

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6290247号
(P6290247)

(45) 発行日 平成30年3月7日(2018.3.7)

(24) 登録日 平成30年2月16日(2018.2.16)

(51) Int.Cl.

F I

H04B 17/21 (2015.01)

H04B 17/21

請求項の数 15 (全 44 頁)

(21) 出願番号	特願2015-548060 (P2015-548060)	(73) 特許権者	595020643
(86) (22) 出願日	平成25年12月17日 (2013.12.17)		クアルコム・インコーポレイテッド
(65) 公表番号	特表2016-507935 (P2016-507935A)		QUALCOMM INCORPORATED
(43) 公表日	平成28年3月10日 (2016.3.10)		アメリカ合衆国、カリフォルニア州 92
(86) 国際出願番号	PCT/US2013/075882		121-1714、サン・ディエゴ、モア
(87) 国際公開番号	W02014/100048		ハウス・ドライブ 5775
(87) 国際公開日	平成26年6月26日 (2014.6.26)	(74) 代理人	100108855
審査請求日	平成28年11月22日 (2016.11.22)		弁理士 蔵田 昌俊
(31) 優先権主張番号	61/738, 258	(74) 代理人	100109830
(32) 優先日	平成24年12月17日 (2012.12.17)		弁理士 福原 淑弘
(33) 優先権主張国	米国 (US)	(74) 代理人	100158805
(31) 優先権主張番号	13/777, 691		弁理士 井関 守三
(32) 優先日	平成25年2月26日 (2013.2.26)	(74) 代理人	100194814
(33) 優先権主張国	米国 (US)		弁理士 奥村 元宏

最終頁に続く

(54) 【発明の名称】 非起動の受信機からのLO信号による受信機校正

(57) 【特許請求の範囲】

【請求項 1】

周波数ダウンコンバートのために第1の受信機によって使用される第1のLO信号を生成するように構成可能な第1の局部発振器(LO)生成器と、

第1の動作モードにおいて周波数ダウンコンバートのために第2の受信機によって使用されおよび第2の動作モードにおいて前記第1の受信機に関するテスト信号を生成するために使用される第2のLO信号を生成するように構成可能な第2のLO生成器と、

ここにおいて、前記第2のLO生成器は、前記テスト信号を複数の周波数において取得するために前記第2のLO信号を前記複数の周波数で生成するように構成可能である、を備える装置。

【請求項 2】

前記第2のLO生成器は、前記第2の動作モードの第1の構成において前記第1の受信機に関する前記テスト信号を生成するために使用される前記第2のLO信号を生成するように構成可能であり、および前記第1のLO生成器は、前記第2の動作モードの第2の構成において前記第2の受信機に関する第2のテスト信号を生成するために使用される前記第1のLO信号を生成するように構成可能である、請求項1に記載の装置。

【請求項 3】

前記第1の受信機は、少なくとも1つのキャリアの第1の組に関する周波数ダウンコンバートを実行するように構成可能であり、および前記第2の受信機は、少なくとも1つのキャリアの第2の組に関する周波数ダウンコンバートを実行するように構成可能である、

請求項 1 に記載の装置。

【請求項 4】

前記第 2 の受信機は送信機に関するフィードバック受信機であり、および前記第 2 の L O 信号は前記第 1 の受信機にフロントエンド回路を介して提供される、請求項 1 に記載の装置。

【請求項 5】

変調信号と前記第 2 の L O 信号とを受け取るように、および前記変調信号に基づいて振幅変調を有する前記テスト信号を提供するように、構成可能なスイッチをさらに備える、請求項 1 に記載の装置。

【請求項 6】

第 1 の入力無線周波数 (R F) 信号を受け取りおよび前記第 1 の受信機に第 1 の増幅された R F 信号を提供するように、構成可能な第 1 の低雑音増幅器 (L N A) と、

第 2 の入力 R F 信号を受け取りおよび前記第 2 の受信機に第 2 の増幅された R F 信号を提供するように、構成可能な第 2 の L N A と、

前記第 1 の L N A と前記第 2 の L N A の間に結合され、および前記第 2 の動作モードにおいて前記テスト信号を渡すように構成可能なスイッチと、をさらに備える、請求項 1 に記載の装置。

【請求項 7】

前記スイッチは、前記第 1 の L N A と前記第 2 の L N A の間に結合されたトランジスタを備え、または、

前記スイッチは、

前記第 1 の L N A と中間ノードの間に結合された第 1 のトランジスタと、

前記中間ノードと前記第 2 の L N A の間に結合された第 2 のトランジスタと、

前記中間ノードと回路の接地の間に結合された第 3 のトランジスタと、を備える、請求項 6 に記載の装置。

【請求項 8】

低雑音増幅器 (L N A) であって、

入力無線周波数 (R F) 信号を受け取りおよび増幅するように構成可能なゲイン回路と、

前記ゲイン回路に結合され、および前記第 1 の受信機に第 1 の増幅された R F 信号を提供するように構成可能な第 1 のカスケードトランジスタと、

前記ゲイン回路に結合され、および前記第 2 の受信機に第 2 の増幅された R F 信号を提供するように構成可能な第 2 のカスケードトランジスタ、前記第 1 および第 2 のカスケードトランジスタは前記第 2 の動作モードにおいて前記第 1 の受信機に前記テスト信号を渡すように O N に切替えられる、と、

を備えた低雑音増幅器、をさらに備える、請求項 1 に記載の装置。

【請求項 9】

前記 L N A は、

第 2 の入力 R F 信号を受け取りおよび増幅するように構成可能な第 2 のゲイン回路と、

前記第 2 のゲイン回路に結合されおよび前記第 1 の受信機に第 3 の増幅された R F 信号を提供するように構成可能な第 3 のカスケードトランジスタと、

前記第 2 のゲイン回路に結合されおよび前記第 2 の受信機に第 4 の増幅された R F 信号を提供するように構成可能な第 4 のカスケードトランジスタと、をさらに備える、請求項 8 に記載の装置。

【請求項 10】

前記第 2 の受信機は、前記テスト信号を生成するために使用される中間 L O 信号を取得するために、前記第 1 の動作モードにおいて前記第 2 の L O 信号によって入力無線周波数 (R F) 信号をダウンコンバートするようおよび前記第 2 の動作モードにおいて前記第 2 の L O 信号によって直流 (D C) 電圧をアップコンバートするように構成可能なミキサを備える、請求項 1 に記載の装置。

10

20

30

40

50

【請求項 1 1】

前記第 1 の L O 生成器は、第 1 の周波数で前記第 1 の L O 信号を生成するように構成可能であり、および前記第 2 の L O 生成器は前記第 1 の周波数からシステムバンド幅の半分未満の第 2 の周波数で前記第 2 の L O 信号を生成するように構成可能である、請求項 1 に記載の装置。

【請求項 1 2】

前記第 1 の L O 生成器は、第 1 の周波数で前記第 1 の L O 信号を生成するように構成可能であり、および前記第 2 の L O 生成器は、前記第 1 の周波数からシステムバンド幅の半分以上の第 2 の周波数で前記第 2 の L O 信号を生成するように構成可能である、請求項 1 に記載の装置。

10

【請求項 1 3】

周波数ダウンコンバートのために第 1 の受信機によって使用するために第 1 の L O 生成器によって第 1 の局部発振器 (L O) 信号を生成することと、

第 1 の動作モードにおける周波数ダウンコンバートのために第 2 の受信機によって使用するために第 2 の L O 生成器によって第 2 の L O 信号を生成することと、

第 2 の動作モードにおいて前記第 2 の L O 信号に基づいて前記第 1 の受信機に関するテスト信号を生成することと、

ここにおいて、前記第 2 の L O 生成器は、前記テスト信号を複数の周波数において取得するために前記第 2 の L O 信号を前記複数の周波数で生成するように構成可能である、
を備える方法。

20

【請求項 1 4】

前記テスト信号を生成することは、変調信号によって前記第 2 の L O 信号を振幅変調することによって前記テスト信号を生成することを備える、請求項 1 3 に記載の方法。

【請求項 1 5】

前記テスト信号を生成することは、ワイヤレスデバイスの待機モードの間に前記テスト信号を生成することを備える、請求項 1 3 に記載の方法。

【発明の詳細な説明】

【技術分野】

【0001】

米国特許法第 1 1 9 条に基づく優先権の主張

30

[0001]本特許出願は、本願譲受人に譲渡されるとともに参照により明示的に本明細書に組み込まれる 2 0 1 2 年 1 2 月 1 7 日に出願された「RECEIVER CALIBRATION WITH LO SIGNAL FROM INACTIVE RECEIVER」と題する米国特許仮出願第 6 1 / 7 3 8 , 2 5 8 号に対する優先権を主張するものである。

【0002】

[0002]本開示は、一般的には電子機器に関し、より詳細には受信機の較正のためのテスト信号を生成するための技法に関する。

【背景技術】

【0003】

40

[0003]ワイヤレス通信システム内のワイヤレスデバイス（たとえば、携帯電話やスマートフォン）は、双方向通信のためにデータを送信および受信し得る。ワイヤレスデバイスは、データ送信のための送信機と、データ受信のための受信機と、を含み得る。データ送信のために、送信機は、変調された信号を取得するように送信局部発振器 (L O) 信号をデータで変調し、適正な出力パワーレベルを有する出力無線周波数 (R F) 信号を取得するためにこの変調された信号を増幅し、かつこの出力 R F 信号をアンテナを介して基地局に送信し得る。データ受信のために受信機は、アンテナを介して受信された R F 信号を取得し、この受信された R F 信号を受信 L O 信号によって増幅およびダウンコンバート (downconvert) し、かつ基地局によって送信されたデータを復元するためにこのダウンコンバートされた信号を処理することがある。L O 信号は、目標周波数にある周期信号であり

50

、また周波数変換のために使用され得る。

【発明の概要】

【0004】

[0004]ワイヤレスデバイスはいくつかの受信機を含み得、また各受信機は様々な回路を含み得る。各受信機内の回路は、仕様を満たすように設計され得るが、製造、温度、電源電圧、その他に関する変動のために幅広く変動する可能性がある性能を有し得る。これらの変動が存在したとしても良好な性能が保証されるようにこれらの回路をテスト/較正することが望ましいであろう。

【図面の簡単な説明】

【0005】

10

【図1】[0005]様々なワイヤレスシステムと通信するワイヤレスデバイスを示す図。

【図2】[0006]様々なキャリアアグリゲーションシナリオを示す図。

【図3】[0007]図1のワイヤレスデバイスのブロック図。

【図4A】[0008]4つのキャリアに対する信号の通降変換を示す図。

【図4B】[0009]異なる動作シナリオに関する受信機における受信パワー対総ノイズを示す図。

【図4C】異なる動作シナリオに関する受信機における受信パワー対総ノイズを示す図。

【図4D】異なる動作シナリオに関する受信機における受信パワー対総ノイズを示す図。

【図5】[0010]2つの受信機のブロック図。

【図6A】[0011]受信(RX)モードにおける図5の2つの受信機の動作を示す図。

20

【図6B】較正モードにおける図5の2つの受信機の動作を示す図。

【図6C】較正モードにおける図5の2つの受信機の動作を示す図。

【図7A】[0012]異なるタイプのLNAを備えた受信機モジュールの1つの例示的な設計のブロック図。

【図7B】異なるタイプのLNAを備えた受信機モジュールの1つの例示的な設計のブロック図。

【図7C】異なるタイプのLNAを備えた受信機モジュールの1つの例示的な設計のブロック図。

【図8】[0013]送受信機のブロック図。

【図9】[0014]LNA、通降変換器および低域通過フィルタに関する例示的な設計の回路図。

30

【図10A】[0015]インターフェース回路に関する1つの例示的な設計を示す図。

【図10B】インターフェース回路に関する1つの例示的な設計を示す図。

【図10C】インターフェース回路に関する1つの例示的な設計を示す図。

【図11】[0016]LO生成器に関する例示的な設計を示す図。

【図12】[0017]振幅変調を伴ったテスト信号の生成を示す図。

【図13】[0018]ある受信機に関する別の受信機からのテスト信号による較正を示す図。

【図14A】[0019]較正のためにテスト信号を生成する1つの方式を示す図。

【図14B】較正のためにテスト信号を生成する1つの方式を示す図。

【図14C】較正のためにテスト信号を生成する1つの方式を示す図。

40

【図15】[0020]較正を実行するためのプロセスの図。

【図16】[0021]受信経路ゲインを決定するためのプロセスの図。

【図17】受信経路ゲインを決定するためのプロセスの図。

【発明を実施するための形態】

【0006】

[0022]以下に示した詳細な説明は本開示の例示的な設計に関する説明として意図されたものであり、また本開示の実施が可能な唯一の設計を意味するように意図されたものではない。「例示的な」という用語は本明細書において、「ある例、実例または例証の役割をする」ことを意味させるために使用される。本明細書において「例示的な」として記載した任意の設計は必ずしも、他の設計より好ましいまたは有利であると解釈されるものでは

50

ない。この詳細な説明は、本開示の例示的な設計に対する完全な理解を提供することを目的とした具体的な詳細である。本明細書に記載したこの例示的な設計がこれらの具体的な詳細を伴わずに実施され得ることは当業者には明らかであろう。いくつかの実例では、本明細書で提示した例示的な設計の新規性を不明瞭にすることを避けるためによく知られた構造およびデバイスがブロック図の形式で示されている。

【0007】

[0023]本明細書では、別の受信機または別の信号源からのL O信号によって受信機を校正するための技法について開示されている。本技法は、ワイヤレス通信デバイス（たとえば、携帯電話、スマートフォン、その他）、タブレット、パーソナルデジタルアシスタント（PDA）、ハンドヘルド型デバイス、ワイヤレスモデム、ラップトップコンピュータ、スマートブック、ネットブック、コードレス電話機、ワイヤレスローカルループ（WLL）局、ブルートゥースデバイス、民生用電子デバイス、その他などの様々な電子デバイス向けに使用され得る。明瞭にするために以下では、ワイヤレス通信デバイスに対する本技法の使用について記載されている。

【0008】

[0024]図1は、ワイヤレス通信システム120および122と通信するワイヤレスデバイス110を示している。各ワイヤレスシステムは、ロングタームエボリューション（LTE）システム、コード分割多元接続（CDMA）システム、グローバルシステムフォーモバイル通信（GSM（登録商標））システム、ワイヤレスローカルエリアネットワーク（WLAN）システム、または他のいくつかのワイヤレスシステムとすることがある。CDMAシステムは、ワイドバンドCDMA（WCDMA（登録商標））、CDMA 1X、エボリューションデータオブティマイズド（EVDO）、時分割同期CDMA（TD-SCDMA）、またはCDMAの他のいくつかのバージョンを実装することがある。簡略とするために図1は、2つの基地局130および132を含んだワイヤレスシステム120と、1つのシステム制御器140と、1つの基地局134を含んだワイヤレスシステム122と、を示している。一般にワイヤレスシステムは、任意の数の基地局と、任意の組のネットワーク主体と、を含み得る。基地局のことはまた、ノードB、エボリューション型ノードB（eNB）、アクセスポイント、その他と呼ばれることがある。

【0009】

[0025]ワイヤレスデバイス110はまた、ユーザ機器（UE）、移動局、端末、アクセス端末、加入者ユニット、局、その他と呼ばれることがある。ワイヤレスデバイス110は、携帯電話、スマートフォン、タブレット、ワイヤレスモデム、パーソナルデジタルアシスタント（PDA）、ハンドヘルド型デバイス、ラップトップコンピュータ、スマートブック、ネットブック、コードレス電話機、ワイヤレスローカルループ（WLL）局、ブルートゥースデバイス、その他とすることがある。ワイヤレスデバイス110は、ワイヤレスシステム120および/または122と通信することがある。ワイヤレスデバイス110はまた、放送局からの信号、1つまたは複数の全地球的航法衛星システム（GNSS）内の衛星（たとえば、衛星150）からの信号、その他を受信することがある。ワイヤレスデバイス110は、LTE、WCDMA、CDMA 1X、EVDO、TD-SCDMA、GSM、802.11、その他などのワイヤレス通信に関する1つまたは複数の無線技術をサポートすることがある。

【0010】

[0026]ワイヤレスデバイス110は、1000メガヘルツ（MHz）より低い周波数をカバーするローバンド（LB）、1000MHzから2300MHzまでの周波数をカバーするミッドバンド（MB）、および/または2300MHzより高い周波数をカバーするハイバンド（HB）で動作可能とさせ得る。たとえば、ローバンドは698～980MHzをカバーすることがあり、ミッドバンドは1475～2170MHzをカバーすることがあり、またハイバンドは2300～2690MHzと3400～3800MHzとをカバーすることがある。ローバンド、ミッドバンドおよびハイバンドは、その各々がいくつかの周波数バンド（または、単に「バンド」）を含んだバンドからなる3つのグループ

(または、バンド群)を意味している。各バンドは、最大200MHzをカバーすることがある。LTEリリース11は、LTE/UMTSバンドと呼ばれるとともに、公衆の利用に供された文書3GPP TS 36.101にリストされている35のバンドをサポートする。一般に任意の数のバンド群が規定されることがある。各バンド群は、任意の範囲の周波数(上に示した周波数範囲のうちの任意の周波数に一致することも一致しないこともあり得る)をカバーすることがある。各バンド群は、任意の数のバンドを含み得る。

【0011】

[0027]ワイヤレスデバイス110は、複数のキャリアに対する動作であるキャリアアグリゲーションをサポートすることがある。キャリアアグリゲーションはまた、多重キャリア動作と呼ばれることがある。キャリアとは、通信のために使用されるある範囲の周波数を意味することがあり、またある種の特性と関連付けされることがある。たとえばキャリアは、そのキャリアによる動作を記述しているシステム情報および/または制御情報と関連付けされることがある。キャリアはまた、コンポーネントキャリア(CC)、周波数チャンネル、セル、その他と呼ばれることがある。バンドは、1つまたは複数のキャリアを含み得る。各キャリアは、LTEにおいて最大200MHzをカバーすることがある。ワイヤレスデバイス110は、LTEリリース11において1つまたは2つのバンド内で最大5個のキャリアによって構成されることがある。

【0012】

[0028]一般にキャリアアグリゲーション(CA)は、バンド内CAとバンド間CAという2つのタイプに分類されることがある。バンド内CAは同じバンド内における複数のキャリアでの動作を意味する。バンド間CAは、異なるバンド内における複数のキャリアでの動作を意味する。

【0013】

[0029]図2は、ワイヤレスデバイス110によってサポートされ得る様々なCAシナリオを示している。簡略とするために図2は、バンド間CAについてバンド内にキャリアが1つだけしかないようにして構成されたワイヤレスデバイス110を示している。一般にワイヤレスデバイス110は、所与のバンド内で1つまたは複数のキャリアを伴うように構成されることがある。

【0014】

[0030]シナリオ210は、ワイヤレスデバイス110向けに構成された、ローバンドのバンドX内に1つのキャリアC1を伴いかつミッドバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。シナリオ220は、ワイヤレスデバイス110向けに構成された、ミッドバンドのバンドX内に1つのキャリアC1を伴いかつハイバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。シナリオ230は、ワイヤレスデバイス110向けに構成された、ローバンドのバンドX内に1つのキャリアC1を伴いかつハイバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。

【0015】

[0031]シナリオ240は、ワイヤレスデバイス110向けに構成された、ローバンドのバンドX内に1つのキャリアC1を伴いかつ同じローバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。シナリオ250は、ワイヤレスデバイス110向けに構成された、ミッドバンドのバンドX内に1つのキャリアC1を伴いかつ同じミッドバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。シナリオ260は、ワイヤレスデバイス110向けに構成された、ハイバンドのバンドX内に1つのキャリアC1を伴いかつ同じハイバンドのバンドY内に1つのキャリアC2を伴うようなバンド間CAをカバーしている。

【0016】

[0032]シナリオ270は、ワイヤレスデバイス110向けに構成された、ローバンドまたはミッドバンドまたはハイバンドにおいてバンドX内に2つの隣り合ったキャリアC1およびC2を伴った隣接型バンド内CAをカバーしている。シナリオ280は、ワイヤレ

10

20

30

40

50

スデバイス 1 1 0 向けに構成された、ローバンドまたはミッドバンドまたはハイバンドにおいてバンド X 内に 2 つの隣り合わないキャリア C 1 および C 2 を伴った非隣接型バンド内 C A をカバーしている。

【 0 0 1 7 】

[0033] 図 2 は、キャリアアグリゲーションのいくつかの例を示している。キャリアアグリゲーションはまた、バンドやバンド群についての他の組合せについてもサポートされ得る。

【 0 0 1 8 】

[0034] ワイヤレスデバイス 1 1 0 は、複数の送信された信号を異なる周波数で同時に受信し得る。これら複数の送信信号は、1 つまたは複数の基地局によってキャリアアグリゲーションのために異なる周波数で複数のキャリアで送信され得る。これら複数の送信信号はまた、多地点協調 (C o M P) 送信、ハンドオーバー、その他のために異なる基地局によって送信され得る。これら複数の送信信号はまた、音声 / データまたはデータ / データまたは音声 / 音声、その他などの同時サービスのために異なるワイヤレスシステム内の基地局によって送信され得る。たとえばワイヤレスデバイス 1 1 0 は、デュアル S I M / デュアルスタンバイ (D S D S) および / またはデュアル S I M / デュアルアクティブ (D S D A) をサポートし得、また T D - S C D M A および G S M システム、または L T E および G S M システム、または C D M A および G S M システム、その他などの複数のワイヤレスシステムと同時に通信可能であり得る。

【 0 0 1 9 】

[0035] 図 3 は、図 1 のワイヤレスデバイス 1 1 0 の例示的な一設計のブロック図を示している。この例示的設計ではワイヤレスデバイス 1 1 0 は、主アンテナ 3 1 0 に結合された送受信機 3 2 0 と、副次アンテナ 3 1 2 に結合された送受信機 3 2 2 と、データプロセッサ / 制御器 3 9 0 と、を含む。送受信機 3 2 0 は、複数の周波数バンド、複数の無線技術、キャリアアグリゲーション、その他をサポートするために複数の (K 個の) 受信機 3 3 0 a ~ 3 3 0 k と複数の (K 個の) 送信機 3 6 0 a ~ 3 6 0 k とを含む。送受信機 3 2 2 は、複数の周波数バンド、複数の無線技術、キャリアアグリゲーション、受信ダイバーシティ、複数の送信アンテナから複数の受信アンテナへの多重入力多重出力 (M I M O) 送信、その他をサポートするために複数の (L 個の) 受信機 3 3 2 a ~ 3 3 2 l と複数の (L 個の) 送信機 3 6 2 a ~ 3 6 2 l とを含む。

【 0 0 2 0 】

[0036] 図 3 に示した例示的な設計では各受信機 3 3 0 は、L N A 3 4 0 と受信回路 3 5 0 とを含む。データ受信についてアンテナ 3 1 0 は、基地局および / または他の送信機局から信号を受信するとともに、受信された R F 信号を提供する。フロントエンド回路 3 2 4 は、アンテナ 3 1 0 から受信した R F 信号を受け取るとともに、1 つまたは複数の選択された受信機に 1 つまたは複数の入力 R F 信号 (たとえば、1 つまたは複数のバンド向けの信号) を提供する。フロントエンド回路 3 2 4 は、スイッチ、デュプレクサ、ダイプレクサ、送信フィルタ、受信フィルタ、整合回路、その他を含み得る。以下の説明は、受信機 3 3 0 a に 1 つの入力 R F 信号が提供され、それが選択された受信機である、と仮定している。受信機 3 3 0 a 内において L N A 3 4 0 a は、入力 R F 信号を増幅するとともに、増幅された R F 信号を提供する。受信回路 3 5 0 a は、増幅された R F 信号を R F からベースバンドにダウンコンバートし、この通降変換された信号をフィルタ処理および増幅し、かつ入力ベースバンド信号をデータプロセッサ 3 9 0 に提供する。受信回路 3 5 0 a は、ミキサ、フィルタ、増幅器、整合回路、発振器、局部発振器 (L O) 生成器、位同期ループ (P L L)、その他を含み得る。残りの受信機 3 3 0 および 3 3 2 の各々は受信機 3 3 0 a と同様な方式で動作し得る。

【 0 0 2 1 】

[0037] 図 3 に示した例示的な設計では各送信機 3 6 0 は、送信回路 3 7 0 と電力増幅器 (P A) 3 8 0 とを含む。データ送信についてデータプロセッサ 3 9 0 は、送信されようとするデータを処理 (たとえば、符号化および変調) するとともに、1 つまたは複数の出

10

20

30

40

50

カベースバンド信号（たとえば、１つまたは複数のバンドによる送信のためのもの）を１つまたは複数の選択された送信機に提供する。以下の説明は、送信機３６０aに１つの出力ベースバンド信号が提供され、それが選択された送信機である、と仮定している。送信機３６０a内において送信回路３７０aは、アナログ出力信号をベースバンドからRFに増幅、フィルタおよびアップコンバートし、変調されたRF信号を提供する。送信回路３７０aは、増幅器、フィルタ、ミキサ、整合回路、発振器、LO生成器、PLL、その他を含み得る。PA３８０aは、この変調されたRF信号を受信および増幅するとともに、適正な出力パワーレベルを有する送信RF信号を提供する。この送信RF信号は、フロントエンド回路３２４を通るように送られ、アンテナ３１０を介して送信される。残りの送信機３６０および３６２の各々は送信機３６０aと同様な方式で動作させ得る。

10

【００２２】

[0038]図３は、受信機３３０および３３２と送信機３６０および３６２とに関する例示的な一設計を示している。受信機および送信機はまた、フィルタ、整合回路、その他などの図３に示していない他の回路も含み得る。送受信機３２０および３２２の全部または一部は、１つまたは複数のアナログ集積回路(IC)、RF IC(RF IC)、混合信号IC、その他の上に実装され得る。たとえば送受信機３２０および３２２内のLNA３４０および３４２と受信回路３５０および３５２とは、１つまたは複数のRF IC上に実装され得る。送受信機３２０および３２２内の回路はまた、他の方式で実装され得る。

【００２３】

[0039]データプロセッサ/制御器３９０は、ワイヤレスデバイス１１０のための様々な機能を実行し得る。たとえばデータプロセッサ３９０は、受信機３３０および３３２を介して受信されるデータと送信機３６０および３６２を介して送信されるデータに関する処理を実行し得る。制御器３９０は、送受信機３２０および３２２内の様々な回路の動作を制御し得る。メモリ３９２は、データプロセッサ/制御器３９０のためのプログラムコードおよびデータを保存し得る。データプロセッサ/制御器３９０は、１つまたは複数の特定用途向け集積回路(ASIC)および/または他のIC上に実装され得る。

20

【００２４】

[0040]一般にワイヤレスデバイスは、任意の数の受信機と任意の数の送信機とを含み得る。これらの受信機および送信機は、仕様を満たすように設計され得るが、ICプロセス、温度、電源電圧、その他に関する変動のために幅広く変動する可能性がある性能を有し得る。たとえばこれらの受信機および送信機は、ICプロセスの変動によって変動し得かつ受信機および送信機の性能に影響を与え得るしきい電圧、トランスコンダクタンス、および/または他の特性を有するトランジスタで、実装され得る。

30

【００２５】

[0041]受信機は残留側波帯(RSB)に関する仕様を満たすように要求され得る。RSBは、受信機内の同相(I)信号経路と直交(Q)信号経路の間のゲイン不均衡および/または位相不均衡に関する尺度である。理想的な受信機では、I信号経路はQ信号経路を基準として直交状態(すなわち、 90° 位相外れの状態)とされるべきであり、またこの２つの信号経路は周波数全体にわたって等しいゲインを有するべきである。しかしI信号経路とQ信号経路の間にはI/Q不均衡が存在するのが典型的であり、これにはゲイン不均衡および/または位相誤差を含み得る。I/Q不均衡はRSBに帰着し得、それは、近傍の周波数にかかる歪みである。

40

【００２６】

[0042]図４Aは、３つのキャリアC１、C２およびC４に対する所望の信号のダウンコンバージョンと、キャリアC３に対する大きなジャマー(jammer)を示している。所望の信号は、ワイヤレスデバイスによって受信されかつ復号される送信信号である。ジャマーは、所望の信号の振幅と比べてかなり大きい振幅を有し、周波数においてこの所望の信号の近くに位置する望ましくない/干渉性の信号である。受信機に提供される受信RF信号は、キャリアC１、C２およびC４上の所望の信号と、さらにまたキャリアC３上のジャマーと、を含むことがある。キャリアC１、C２およびC４上の所望の信号は、同

50

様の受信パワーレベルを有することがあり、またジャマーは所望の信号のレベルと比べてかなり高い受信パワーレベルを有することがある。受信RF信号は、4つのキャリアC1～C4の中心周波数である周波数 f_c でLO信号によってダウンコンバートされる。

【0027】

[0043]図4Aに示したように受信機におけるI/Q不均衡は、キャリアC2上に出現するRSBの原因となるキャリアC3上のジャマーを生じさせ得る。ジャマーからのRSBは、キャリアC2上における所望の信号に対するノイズ/干渉として作用し、キャリアC2上の所望の信号を復号する能力に悪影響を及ぼし得る。RSBの振幅は、(i)ジャマーの受信パワーレベルと、(ii)受信機におけるI/Q不均衡の量と、に依存する。受信機は、ノイズフロアを有し、それは受信機内の回路のノイズはもちろんのこと熱ノイズによっても決定され得る。RSBは、受信機においてノイズフロアより高いことがあり得る。この場合には、キャリアC2上における所望の信号のキャリア対ノイズ比(C/N)が、キャリアC3上のジャマーによるRSBによって制限され得る。

10

【0028】

[0044]図4Bは、フラットなチャンネルにおける受信機の総ノイズに対する受信パワーを示している。キャリアの周波数応答は静的なチャンネル内において平坦となり得る。C/Nは、総ノイズパワーに対する所望の信号の受信パワーの比によって決定され得る。

【0029】

[0045]図4Cは、フェージングを受けたチャンネルにおける受信機の総ノイズに対する受信パワーを示している。キャリアの周波数応答はフェージングを受けたチャンネル内の周波数全体にわたって変動し得る。C/Nもまた周波数全体にわたって変動し得、かつスループットのロスを生じ得る。

20

【0030】

[0046]図4Dは、良好な/低いRSBを伴うフェージングを受けたチャンネルにおける受信機の総ノイズに対する受信パワーを示している。キャリアの周波数応答はフェージングを受けたチャンネル内の周波数全体にわたって変動し得る。受信機の総ノイズは、I/Q不均衡がより小さいことに起因したより低いRSBのために低減され得る。C/Nは、より低い総ノイズのために改善し得る。

【0031】

[0047]RSBは、単一トーンのテスト信号をダウンコンバータに手教すること、このテスト信号をベースバンドにダウンコンバートすること、およびIとQのダウンコンバートされた信号の間の振幅誤差および位相誤差を計測することによって較正され得る。RSBは、IおよびQの信号経路におけるトランジスタのゲインおよび/またはバイアスを調整することによって改善され得る。

30

【0032】

[0048]受信機はまた、2次入力インターセプトポイント(IIP2)に関する仕様を満たすように要求され得る。IIP2は、増幅器やミキサなどの回路の非線形性によって生成される2次歪みを定量化する線形性の尺度である。受信機では2次相互変調(IM2)トーンが、バンド外(OOB)ジャマーや送信漏れ信号などの異なるタイプのジャマーによって生成され得る。送信漏れ信号は、送信機と受信機との結合に起因する(たとえば、送信機と受信機が結合される先のデュプレクサにおいて分離が不十分であるための)送信RF信号のひとつのバージョンである。送信漏れ信号がOOBジャマーより強いことがあり得るため、送信漏れ信号に起因するIM2トーンはより厄介であり得る。IIP2は、IM2トーンの強度から計算され得る。IM2トーン強度(またしたがって、IIP2性能)は、送信(TX)バンド幅(または、送信漏れ信号に対応するジャマーのバンド幅)とTX対RX周波数オフセット(または、バンド内オフセットに対するジャマー)とに依存し得る。これは、ミキサとベースバンドフィルタの間のインターフェースでのダウンコンバートされた送信信号(たとえば、ジャマー)が、TXバンド幅とTX対RXオフセットとに応じて変化し得るためである。したがって、TXバンド幅およびTX対RXオフセットを考慮に入れることによってIIP2の較正を実行することが望ましくなり得る。

40

50

【 0 0 3 3 】

[0049] I I P 2 は、振幅変調された (A M) 信号を生成するように L O 信号を変調信号で変調し、この A M 信号をベースバンドにダウンコンバートし、このダウンコンバートされた信号を変調信号と関係づけ、かつこの関係づけに基づいて I I P 2 を決定すること、によって計測され得る。I I P 2 は、I I P 2 に影響を及ぼす非線形性を有するトランジスタのゲートバイアス電圧を調整することによって改善され得る。

【 0 0 3 4 】

[0050] I C プロセス、温度、電源電圧、その他の変動が存在する場合であっても良好な性能を保証するために受信機を (たとえば、現場の通常動作の間に) 較正することが望ましくなり得る。さらに、コスト、回路面積、その他を低減するために、できる限り少ない追加的なハードウェアによって受信機を較正することも望ましくなり得る。

【 0 0 3 5 】

[0051] 本開示の一態様では、第 1 の受信機が第 2 の受信機からの L O 信号によって較正され得る。これは、テスト信号を生成するために追加的な回路を要することなく第 1 の受信機を効率良く較正することを可能にし得る。これによってさらに、以下で説明するような他の利益も提供される。

【 0 0 3 6 】

[0052] 図 5 は、テスト信号を生成するために回路の再使用が可能な、2 つの受信機 5 3 0 および 5 3 2 からなる例示的な一設計のブロック図を示している。受信機 5 3 0 は L N A 5 4 0 および受信回路 5 5 0 を含み、かつ受信機 5 3 2 は L N A 5 4 2 および受信回路 5 5 2 を含む。受信機 5 3 0 および 5 3 2 は、図 3 の任意の 2 つの受信機 3 3 0 および / または 3 3 2 に対応し得る。L N A 5 4 0 および 5 4 2 は、図 3 の任意の 2 つの L N A 3 4 0 および / または 3 4 2 に対応し得る。受信回路 5 5 0 および 5 5 2 は、図 3 の任意の 2 つの受信回路 3 5 0 および / または 3 5 2 に対応し得る。

【 0 0 3 7 】

[0053] 受信機 5 3 0 内において L N A 5 4 0 は、第 1 の入力 R F 信号 (R F i n 1) を受け取る入力と、受信回路 5 5 0 に結合された第 1 の出力と、インターフェース回路 5 4 4 に結合された第 2 の出力と、を有する。L N A 5 4 0 は、R F i n 1 信号を増幅し、第 1 の増幅された R F 信号 (R F a m p 1) を受信回路 5 5 0 に提供し得る。受信回路 5 5 0 は、L N A 5 4 0 から R F a m p 1 信号を受け取り、データプロセッサ 5 9 0 に第 1 の入力ベースバンド信号 (B B i n 1) を提供し、それは図 3 のデータプロセッサ 3 9 0 に対応しうる。受信回路 5 5 0 内においてダウンコンバータ 5 6 0 は、L N A 5 4 0 から R F a m p 1 信号を、また L O 生成器 5 8 0 から第 1 の同相 L O 信号 (I L O 1) および第 1 の直交 L O 信号 (Q L O 1) 信号を受け取る。L O 生成器は、周波数変換のために使用される信号を生成する回路である。ダウンコンバータ 5 6 0 は、I L O 1 および Q L O 1 信号によって R F a m p 1 信号をダウンコンバートするとともに、第 1 の I および Q のダウンコンバートされた信号を提供する。I L O 1 および Q L O 1 信号の周波数は、受信回路 5 5 0 によって受信された 1 つまたは複数の送信信号の中心周波数に基づいて選択され得る。たとえば、ある送信信号が受信されている場合、I L O 1 および Q L O 1 信号の周波数は送信信号の中心周波数に等しいことがある。低域通過フィルタ 5 7 0 は、周波数ダウンコンバートに起因する望ましくない信号成分を除去するように I および Q のダウンコンバートされた信号をフィルタ処理し、このフィルタ処理済みの I および Q 信号を増幅し、第 1 の I および Q の入力ベースバンド信号をデータプロセッサ 5 9 0 に提供する。

【 0 0 3 8 】

[0054] 受信機 5 3 2 内において、L N A 5 4 2 は、第 2 の入力 R F 信号 (R F i n 2) を受け取る入力と、受信回路 5 5 2 に結合された第 1 の出力と、インターフェース回路 5 4 4 に結合された第 2 の出力と、を有する。L N A 5 4 2 は、R F i n 2 信号を増幅し、第 2 の増幅された R F 信号 (R F a m p 2) を受信回路 5 5 2 に提供する。受信回路 5 5 2 は、L N A 5 4 2 から R F a m p 2 信号を受け取り、第 2 の入力ベースバンド信号 (B B i n 2) をデータプロセッサ 5 9 0 に提供する。受信回路 5 5 2 内においてダウンコン

パート５６２は、ＬＮＡ５４２からのＲＦamp２信号とＬＯ生成器５８２からの第２の同相ＬＯ信号（ＩＬＯ２）および第２の直交ＬＯ信号（ＱＬＯ２）を受け取り、ＲＦamp２信号をＩＬＯ２およびＱＬＯ２信号でダウンコンバートし、かつＩおよびＱのダウンコンバートされた信号を提供する。低域通過フィルタ５７２は、ＩおよびＱのダウンコンバートされた信号をフィルタ処理し、このフィルタ処理されたＩおよびＱ信号を増幅し、第２のＩおよびＱの入力ベースバンド信号をデータプロセッサ５９０に提供する。

【００３９】

[0055]テスト生成器５７４および５７６は、受信機５３０および５３２のそれぞれを校正するために使用されるテスト制御信号を生成し得る。相関器５８４および５８６は、受信機５３０および５３２のそれぞれを校正するために相関を実行し得る。テスト生成器５
74および576ならびに相関器584および586については以下で詳細に説明される。

10

【００４０】

[0056]データプロセッサ５９０は、受信機５３０および５３２を校正するために様々なユニットを含むことがある。たとえばデータプロセッサ５９０は、ＲＳＢ校正を容易にするユニット５９４と、ＩＩＰ３校正を容易にするユニット５９６と、受信経路ゲイン校正を容易にするユニット５９８と、受信機５３０および５３２内の様々な回路のバイアスを制御するユニット５９９と、を含み得る。各ユニットは、ある特定のパラメータの校正を、テスト信号および／または制御信号の生成を制御すること、計測を行うこと、演算算出を実行すること、および／または当該特定のパラメータの校正のための他のタスクを実行
することによって容易にし得る。各ユニットは、ソフトウェアの形、ハードウェアの形、ファームウェアの形、またはこれらを組合せた形で実装され得る。

20

【００４１】

[0057]受信機５３０および５３２は、様々な方式で実装され得る。例示的な一設計では受信機５３０および５３２は、同じＩＣダイ上に実装され、それは受信機に関するより良好な統合となり得る。別の例示的な設計では、受信機５３０が第１のＩＣチップ上に実装され得、受信機５３２が第２のＩＣチップ上に実装され得、それは２つの受信機の間の分離を改善させ得る。受信機５３０および５３２はまた、他の方式で実装され得る。

【００４２】

[0058]図５は、受信回路５５０および５５２の例示的な一設計を示している。一般に受信回路内における信号の調整は、１つまたは複数の増幅器、フィルタ、ミキサ、その他によって実行され得る。これらの回路は、図５に示した構成と異なった配列とされ得る。さらに、図５に示していない他の回路が受信回路に使用されることがある。たとえばＬＮＡとダウンコンバータの間に、フィルタおよび／またはゲイン制御回路が配置され得る。別の例として、図５の様々な回路を整合させるために整合回路が使用され得る。図５ではいくつかの回路が省略され得る。

30

【００４３】

[0059]受信機５３０および５３２は、与えられた任意の瞬間に複数の動作モードのうちの１つで動作し得る。受信（ＲＸ）モードでは、１つまたは複数の受信機が、たとえば図５について上で述べたように、関心のある１つまたは複数の送信された信号を復元する
ように１つまたは複数の入力ＲＦ信号を処理するために選択され得る。校正／テストモードでは、１つの受信機が、校正／テストのために選択され得、別の受信機が選択された受信機に関するテスト信号を生成し得る。

40

【００４４】

[0060]図６Ａは、図５の受信機５３０および５３２のＲＸモードによる動作を示している。一般に受信機５３０だけまたは受信機５３２だけ、あるいは受信機５３０と５３２の両方がＲＸモードで有効化され得る。受信機５３０が有効化された場合、ＬＮＡ５４０はＲＦin１信号を増幅するとともにＲＦamp１信号を受信回路５５０に提供し得る。受信回路５５０内においてＲＦamp１信号は、ダウンコンバータ５６０によってＬＯ生成器５８０からのＩＬＯ１およびＱＬＯ１信号でダウンコンバートされ、ＢＢin１信号を
50

取得するために低域通過フィルタ570によってフィルタ処理され得る。受信機532が有効化された場合、LNA542はRF in 2信号を増幅しRF amp 2信号を受信回路552に提供し得る。受信回路552内において、RF amp 2信号は、ダウンコンバータ562によってLO生成器582からのILO2およびQLO2信号でダウンコンバートされ、BB in 2信号を取得するために低域通過フィルタ572によってフィルタ処理されることがある。

【0045】

[0061]図6Bは、受信機530にテスト信号を提供する受信機532を用いた較正モードにある図5における受信機530および532の動作を示している。この場合には受信機532内にあるLO生成器582が、LOシングを生成し得、それはダウンコンバータ562、LNA542およびインターフェース回路544を通過させられ、受信機530にテスト信号として提供され得る。LO生成器582は、全周波数範囲にわたる、および受信機530を較正するのに十分な周波数精度を備えるLO信号を生成することが可能である。

【0046】

[0062]図6Cは、受信機532にテスト信号を提供する受信機530を用いた校正モードにある図5における受信機530および532の動作を示している。この場合には、受信機530内にあるLO生成器580が、LO信号を生成し得、それはダウンコンバータ560、LNA540およびインターフェース回路544を通過させられ、受信機532にテスト信号として提供され得る。LO生成器580は、全周波数範囲にわたる、および受信機532を較正するのに十分な周波数精度を備えるテスト信号を生成することが可能である。

【0047】

[0063]図7Aは、受信機モジュール700の例示的な一設計のブロック図を示している。受信機モジュール700は、2つの受信機730および731を含む。たとえば受信機730は、主(PRX)アンテナ向けとすることがあり、図3のアンテナ310に対する受信機330のうちのいずれかに対応し得る。受信機731は、ダイバーシティ/副次(DRX)アンテナ向けとし得、図3のアンテナ312に対する受信機332のうちのいずれかに対応し得る。受信機730および731はまた、たとえば、単一のアンテナ向けの、2つのバンドのためのものであり得る。

【0048】

[0064]受信機730は、第1の単一入力単一出力(SISO)LNA740を含み、それは図3のLNA340のうちのいずれかに対応し得る。受信機731は、第2のSISO LNA741を含み、図3のLNA342のうちのいずれかに対応し得る。受信機730はさらに、ダウンコンバータ760と、低域通過フィルタ770と、LO生成器780と、を含み、それらは図5におけるダウンコンバータ560、低域通過フィルタ570およびLO生成器580と同様に動作し得る。同様に受信機731はさらに、ダウンコンバータ762と、低域通過フィルタ772と、LO生成器782と、を含む。

【0049】

[0065]LNA740は、第1の入力RF信号(RF in 1)を受け取る入力と、ダウンコンバータ760に結合された出力と、を有する。LNA740は、RF in 1信号を増幅し、第1の増幅されたRF信号をダウンコンバータ760に提供し得る。LNA741は、第2の入力RF信号(RF in 2)を受け取る入力と、ダウンコンバータ762に結合された出力と、を有する。LNA741は、RF in 2信号を増幅し、第2の増幅されたRF信号をダウンコンバート器762に提供し得る。

【0050】

[0066]図7Aに示した例示的な設計ではLNA740は、ゲイン回路752と、カスケードトランジスタ754と、負荷回路756と、を含む。ゲイン回路752は、RF in 1信号を受け取る入力を有する。カスケードトランジスタ754は、ゲイン回路752の出力に結合されたそのソースと、Vb1制御信号を受け取るそのゲートと、負荷回路75

10

20

30

40

50

6の入力に結合されたそのドレインと、を有する。負荷回路756は、ダウンコンバータ760に結合されたその出力を有する。LNA741は、ゲイン回路753と、カスケードトランジスタ755と、負荷回路757と、を含み、それらは、LNA740のゲイン回路752、カスケードトランジスタ754および負荷回路756と同様の方式で結合される。

【0051】

[0067] LNA740内において、ゲイン回路752は、RF_{in1}信号を受け取りおよび増幅された信号をカスケードトランジスタ754に提供する。カスケードトランジスタ754は、そのゲートのV_{b1}電圧に基づいてONまたはOFFに切替えられ得る。カスケードトランジスタ754がONになると、ゲイン回路752からの増幅された信号は、カスケードトランジスタ754によってバッファリングされ、そして負荷回路756に提供され、それが第1の増幅されたRF信号をダウンコンバータ760に提供する。LNA741は、LNA740と同様の方式で動作する。LNA741は、RF_{in2}信号を増幅し、第2の増幅されたRF信号をダウンコンバータ762に提供し得る。

10

【0052】

[0068] 図7Aに示した例示的な設計では、パストランジスタ758は、カスケードトランジスタ755のドレインに結合されたそのソースと、V_{b0}制御信号を受け取るそのゲートと、カスケードトランジスタ754のドレインに結合されたそのドレインと、を有する。トランジスタ758は、スイッチとして動作し、1つの受信機からのLO信号を別の受信機まで伝達するために負荷回路756および757の入力を短絡させるようにONに切替えられ得る。

20

【0053】

[0069] 受信機730および731は、様々な方式で実装され得る。例示的な一設計では受信機730および731は、同じICダイ上に実装され得る。別の例示的な設計では、受信機730が1つのICダイ上に実装され得、受信機731が別のICダイ上に実装され得る。受信機730および731はまた、他の方式で実装され得る。

【0054】

[0070] 受信機730および731は、複数の動作モードをサポートし得、それはRXモードと較正/テストモードを含み得る。RXモードにおいて、LNA740および受信機730が、1つまたは複数の送信された信号を復元するためにRF_{in1}信号を処理するように有効化され得る。別法としてまたは追加として、LNA741および受信機731が、1つまたは複数の送信された信号を復元するためにRF_{in2}信号を処理するように有効化され得る。

30

【0055】

[0071] 較正/テストモードでは、1つの受信機が較正/テストのために選択され得、別の受信機のためのLO生成器がこの選択された受信機に関するテスト信号を生成し得る。テストモードの第1の構成では、図7Aに示したように受信機731は、受信機731のためのテスト信号を生成するようにLO生成器780を使用することによって較正され得る。第1の構成では、LO生成器780のLO信号は、ダウンコンバータ760、負荷回路756、トランジスタ758および負荷回路757を通過させられ、受信機731内のダウンコンバータ762にテスト信号として提供され得る。テストモードの第2の構成では、受信機730は、受信機730のためのテスト信号を生成するようにLO生成器782を使用することによって較正され得る。この第2の構成では、LO生成器782からのLO信号は、ダウンコンバータ762、負荷回路757、トランジスタ758および負荷回路756を通過させられて、受信機730内のダウンコンバータ760にテスト信号として提供され得る(図7Aには図示せず)。

40

【0056】

[0072] 図7Bは、2つのアンテナに関する2組のキャリアによるバンド内CAをサポートする受信機モジュール702の例示的な一設計のブロック図を示している。各組のキャリアは、1つまたは複数のキャリアを含み得る。受信機モジュール702は、4つの受信

50

機 7 3 2 a、7 3 2 b、7 3 3 a および 7 3 3 b を含む。受信機 7 3 2 a および 7 3 2 b は主アンテナに関する第 1 および第 2 の組のキャリアのそれぞれのためのものであり、また図 3 におけるアンテナ 3 1 0 に関する 2 つの受信機 3 3 0 に対応し得る。受信機 7 3 3 a および 7 3 3 b はダイバーシティアンテナに関する第 1 および第 2 の組のキャリアのそれぞれのためのものであり、図 3 におけるアンテナ 3 1 2 に関する 2 つの受信機 3 3 2 に対応し得る。受信機 7 3 2 a と 7 3 2 b は、主アンテナに関する第 1 の単一入力多重出力 (S I M O) L N A 7 4 2 を共有し、それは図 3 における 2 つの L N A 3 4 0 に対応し得る。受信機 7 3 3 a および 7 3 3 b は、ダイバーシティアンテナに関する第 2 の S I M O L N A 7 4 3 を共有し、図 3 における 2 つの L N A 3 4 2 に対応し得る。各受信機 7 3 2 はさらに、ダウンコンバータ 7 6 0 と低域通過フィルタ 7 7 0 とを含み、それは図 5 におけるダウンコンバータ 5 6 0 および低域通過フィルタ 5 7 0 と同様の方式で動作し得る。同様に各受信機 7 3 3 はさらに、ダウンコンバート器 7 6 2 と低域通過フィルタ 7 7 2 とを含む。第 1 の組のキャリアに対する受信機 7 3 2 a および 7 3 3 a は L O 生成器 7 8 0 を共有する。第 2 の組のキャリアに対する受信機 7 3 2 b および 7 3 3 b は L O 生成器 7 8 2 を共有する。

【 0 0 5 7 】

[0073] L N A 7 4 2 は、主アンテナから入力 R F 信号 (P R X _ R F i n) を受け取る入力と、受信機 7 3 2 a 内のダウンコンバータ 7 6 0 a に結合された第 1 の出力と、受信機 7 3 2 b 内のダウンコンバータ 7 6 0 b に結合された第 2 の出力と、を有する。L N A 7 4 2 は、P R X _ R F i n 信号を増幅し、第 1 の増幅された R F 信号をダウンコンバータ 7 6 0 a に提供し、および / または第 2 の増幅された R F 信号をダウンコンバータ 7 6 0 b に提供し得る。L N A 7 4 3 は、ダイバーシティアンテナから入力 R F 信号 (D R X _ R F i n) を受け取る入力と、受信機 7 3 3 a 内のダウンコンバータ 7 6 2 a に結合された第 1 の出力と、受信機 7 3 3 b 内のダウンコンバータ 7 6 2 b に結合された第 2 の出力と、を有する。L N A 7 4 3 は、D R X _ R F i n 信号を増幅し、第 3 の増幅された R F 信号をダウンコンバータ 7 6 2 a に提供することおよび / または第 4 の増幅された R F 信号をダウンコンバータ 7 6 2 b に提供し得る。

【 0 0 5 8 】

[0074] 図 7 B に示した例示的な設計では L N A 7 4 2 は、ゲイン回路 7 5 2 a と、2 つのカスケードトランジスタ 7 5 4 a および 7 5 4 b と、パストランジスタ 7 5 8 と、2 つの負荷回路 7 5 6 a および 7 5 6 b と、を含む。ゲイン回路 7 5 2 a は、P R X _ R F i n 信号を受け取る入力を有する。カスケードトランジスタ 7 5 4 a は、ゲイン回路 7 5 2 a の第 1 の出力に結合されたそのソースと、V b 1 制御信号を受け取るそのゲートと、負荷回路 7 5 6 a の入力に結合されたそのドレインと、を有する。カスケードトランジスタ 7 5 4 b は、ゲイン回路 7 5 2 a の第 2 の出力に結合されたそのソースと、V b 2 制御信号を受け取るそのゲートと、負荷回路 7 5 6 b の入力に結合されたそのドレインと、を有する。負荷回路 7 5 6 a および 7 5 6 b は、ダウンコンバート器 7 6 0 a および 7 6 0 b のそれぞれに結合されたその出力を有する。パストランジスタ 7 5 8 は、カスケードトランジスタ 7 5 4 b のドレインに結合されたそのソースと、V b 0 制御信号を受け取るそのゲートと、カスケードトランジスタ 7 5 4 a のドレインに結合されたそのドレインと、を有する。

【 0 0 5 9 】

[0075] L N A 7 4 2 内において、ゲイン回路 7 5 2 a は、P R X _ R F i n 信号を受け取りおよび増幅された信号をカスケードトランジスタ 7 5 4 a および / または 7 5 4 b に提供する。各カスケードトランジスタ 7 5 4 は、そのゲートの制御電圧に基づいて O N または O F F に切替えられ得る。カスケードトランジスタ 7 5 4 a が O N に切替えられると、ゲイン回路 7 5 2 a からの増幅された信号はカスケードトランジスタ 7 5 4 a によってバッファリングされ、負荷回路 7 5 6 a を通るように伝達され、第 1 の増幅された R F 信号としてダウンコンバート器 7 6 0 a に提供される (図 7 B には図示せず)。同様にカスケードトランジスタ 7 5 4 b が O N に切替えられると、ゲイン回路 7 5 2 a からの増幅さ

10

20

30

40

50

れた信号はカスケードトランジスタ 7 5 4 b によってバッファリングされ、負荷回路 7 5 6 b を通るようにルート設定され、第 2 の増幅された R F 信号としてダウンコンバータ 7 6 0 b に提供される（同じく図 7 B には図示せず）。

【 0 0 6 0 】

[0076] L N A 7 4 3 は、ゲイン回路 7 5 3 a と、カスケードトランジスタ 7 5 5 a および 7 5 5 b と、負荷回路 7 5 7 a および 7 5 7 b と、パストランジスタ 7 5 9 と、を含み、それらは L N A 7 4 2 内のゲイン回路 7 5 2 a、カスケードトランジスタ 7 5 4 a および 7 5 4 b、負荷回路 7 5 6 a および 7 5 6 b、ならびにパストランジスタ 7 5 8 と同様の方式で結合される。L N A 7 4 3 は、D R X _ R F i n 信号を増幅し、第 3 の増幅された R F 信号をダウンコンバータ 7 6 2 a に提供し、および / または第 4 の増幅された R F 信号をダウンコンバータ 7 6 2 b に提供し得る。

10

【 0 0 6 1 】

[0077] 図 7 B に示した例示的な設計では L N A 7 4 2 は、負荷回路 7 5 6 a と 7 5 6 b の入力間に結合されたパストランジスタ 7 5 8 を含む。パストランジスタ 7 5 8 は、スイッチとして動作し、1 つの受信機から別の受信機へ L O 信号を伝達するために負荷回路 7 5 6 a および 7 5 6 b の入力を短絡させるように O N に切替えられ得る。同様に L N A 7 4 3 は、スイッチとして動作するパストランジスタ 7 5 9 を含み、1 つの受信機からの別の受信機へ L O 信号を伝達するために負荷回路 7 5 7 a および 7 5 7 b の入力を短絡させるように O N に切替えられることがある。

【 0 0 6 2 】

20

[0078] 受信機 7 3 2 a ~ 7 3 3 b は、様々な方式で実装され得る。例示的な一設計では受信機 7 3 2 a ~ 7 3 3 b は、同じ I C ダイ上に実装され得る。別の例示的な設計では、受信機 7 3 2 a および 7 3 3 a は 1 つの I C ダイ上に実装され得、受信機 7 3 2 b および 7 3 3 b は別の I C ダイ上に実装されることがあり得る。受信機 7 3 2 a ~ 7 3 3 b はまた、他の方式で実装され得る。

【 0 0 6 3 】

[0079] 受信機 7 3 2 a ~ 7 3 3 b は、複数の動作モードをサポートし得、それは主 R X モード、フル R X モードおよび較正 / テストモードを含み得る。主 R X モードでは、L N A 7 4 2 と受信機 7 3 2 a および / または 7 3 2 b とが、1 組のキャリア上の 1 つまたは複数の送信された信号を復元するために、P R X _ R F i n 信号を処理するように有効化され得る。別法として、L N A 7 4 3 と受信機 7 3 3 a および / または 7 3 3 b とが 1 組のキャリア上の 1 つまたは複数の送信された信号を復元するために、D R X _ R F i n 信号を処理するように有効化され得る。フル R X モードでは、L N A 7 4 2 および 7 4 3 と受信機 7 3 2 a ~ 7 3 3 b とが、1 組または 2 組のキャリアによる 1 つまたは複数の送信された信号を復元するために、2 つのアンテナからの P R X _ R F i n と D R X _ R F i n 信号を処理するように有効化され得る。

30

【 0 0 6 4 】

[0080] 較正 / テストモードでは、1 つの受信機が較正 / テストのために選択され得、また別の受信機のための L O 生成器がこの選択された受信機に関するテスト信号を生成し得る。テストモードの第 1 の構成では、図 7 B にしめされるように、受信機 7 3 2 b に関するテスト信号を生成するために L O 生成器 7 8 0 を使用することによって受信機 7 3 2 b が較正され得る。第 1 の構成では L O 生成器 7 8 0 の L O 信号は、ダウンコンバータ 7 6 0 a、負荷回路 7 5 6 a、トランジスタ 7 5 8 および負荷回路 7 5 6 b を通過させられて、受信機 7 3 2 b 内のダウンコンバータ 7 6 0 b にテスト信号として提供され得る。テストモードの第 2 の構成では、受信機 7 3 2 a は、受信機 7 3 2 a に関するテスト信号を生成するために L O 生成器 7 8 2 を使用することによって較正され得る。この第 2 の構成では L O 生成器 7 8 2 の L O 信号は、ダウンコンバータ 7 6 0 b、負荷回路 7 5 6 b、トランジスタ 7 5 8 および負荷回路 7 5 6 a を通過させられて受信機 7 3 2 a 内のダウンコンバータ 7 6 0 a にテスト信号として提供され得る（図 7 B には図示せず）。

40

【 0 0 6 5 】

50

[0081]図7Cは、2つのアンテナに関する2組のキャリアによるバンド内CAとバンド間CAをサポートする受信機モジュール704の例示的な設計のブロック図を示している。受信機モジュール704は、4つの受信機734a、734b、735aおよび735bを含む。受信機734aと734bは、第1の多重入力多重出力(MIMO)LNA744を共有し、それは主アンテナについて図3における2つのLNA340に対応させ得る。受信機735aと735bは、第2のMIMO LNA745を共有し、それはダイバーシティアンテナについて図3における2つのLNA342に対応させ得る。各受信機はさらに、ダウンコンバータと低域通過フィルタとを含み、それは図5におけるダウンコンバータ560および低域通過フィルタ570と同様の方式で動作し得る。第1の組のキャリアに関して受信機734aと735aはLO生成器780を共有する。第2の組のキャリアに関して受信機734bと735bはLO生成器782を共有する。

10

【0066】

[0082]LNA744は、主アンテナから第1の入力RF信号(PRX__RF in 1)を受け取る第1の入力と、主アンテナから第2の入力RF信号(PRX__RF in 2)を受け取る第2の入力と、受信機734a内のダウンコンバータ760aに結合された第1の出力と、受信機734b内のダウンコンバータ760bに結合された第2の出力と、を有する。LNA744は、1つまたは2つの入力RF信号を増幅し、1つまたは2つの増幅されたRF信号を1つまたは2つのダウンコンバータに提供し得る。同様にLNA745は、ダイバーシティアンテナから第1の入力RF信号(DRX__RF in 1)を受け取る第1の入力と、ダイバーシティアンテナから第2の入力RF信号(DRX__RF in 2)を受け取る第2の入力と、受信機735a内のダウンコンバータ762aに結合された第1の出力と、受信機735b内のダウンコンバータ762bに結合された第2の出力と、を有する。LNA745は、1つまたは2つの入力RF信号を増幅し、1つまたは2つの増幅されたRF信号を1つまたは2つのダウンコンバータに提供し得る。

20

【0067】

[0083]図7Cに示した例示的な設計ではLNA744は、2つのゲイン回路752aおよび752bと、4つのカスケードトランジスタ754a~754dと、2つの負荷回路756aおよび756bと、パストランジスタ758と、を含む。ゲイン回路752aと、カスケードトランジスタ754aおよび754bと、パストランジスタ758と、負荷回路756aおよび756bとは、図7BにおけるLNA742に関して上述したように結合される。ゲイン回路752bは、PRX__RF in 2信号を受け取る入力を有する。カスケードトランジスタ754cは、ゲイン回路752bの第1の出力に結合されたそのソースと、Vb3制御信号を受け取るそのゲートと、負荷回路756aの入力に結合されたそのドレインと、を有する。カスケードトランジスタ754dは、ゲイン回路752bの第2の出力に結合されたそのソースと、Vb4制御信号を受け取るそのゲートと、負荷回路756bの入力に結合されたそのドレインと、を有する。LNA745は、2つのゲイン回路753aおよび753bと、4つのカスケードトランジスタ755a~755dと、2つの負荷回路757aおよび757bと、パストランジスタ759と、を含み、それらはLNA744内のゲイン回路752aおよび752b、カスケードトランジスタ754a~754d、負荷回路756aおよび756bならびにパストランジスタ758と同様の方式で結合される。

30

40

【0068】

[0084]受信機734a~735bは、複数の動作モードのうちの1つで動作し得、それは単一出力モード(たとえば、非CAモード)、バンド内CAモード、バンド間CAモードおよび較正/テストモードを含み得る。単一出力モードでは、LNA744は、1つのRF in信号を増幅し、1つの増幅されたRF信号をダウンコンバータ760aまたは760bに提供し得る。たとえばゲイン回路752aとカスケードトランジスタ754aまたは754bのいずれかとは、1つの増幅されたRF信号をダウンコンバータ760aまたは760bに提供するように有効化され得る。別法としてLNA745は、1つのRF in信号を増幅し、1つの増幅されたRF信号をダウンコンバータ762aまたは762

50

b に提供し得る。

【 0 0 6 9 】

[0085]バンド内 C A モードでは、L N A 7 4 4 は、1 つの R F i n 信号を増幅し、2 つの増幅された R F 信号を 2 つのダウンコンバータ 7 6 0 a および 7 6 0 b に提供し得る。たとえばゲイン回路 7 5 2 a と、カスケードトランジスタ 7 5 4 a と 7 5 4 b の両方とは、2 つの増幅された R F 信号をダウンコンバータ 7 6 0 a および 7 6 0 b に提供するように有効化されることがある。別法として L N A 7 4 5 は、1 つの R F i n 信号を増幅するとともに 2 つの増幅された R F 信号を 2 つのダウンコンバータ 7 6 2 a および 7 6 2 b に提供し得る。

【 0 0 7 0 】

10

[0086]バンド間 C A モードでは、L N A 7 4 4 は、2 つの R F i n 信号を増幅し、2 つの増幅された R F 信号を 2 つのダウンコンバータ 7 6 0 a および 7 6 0 b に提供し得る。たとえばゲイン回路 7 5 2 a および 7 5 2 とカスケードトランジスタ 7 5 4 a または 7 5 4 d とは、2 つの増幅された R F 信号をダウンコンバータ 7 6 0 a および 7 6 0 b に提供するように有効化され得る。別法として L N A 7 4 5 は、2 つの R F i n 信号を増幅するとともに 2 つの増幅された R F 信号を 2 つのダウンコンバータ 7 6 2 a および 7 6 2 b に提供し得る。

【 0 0 7 1 】

[0087]較正 / テストモードでは、1 つの受信機が較正 / テストのために選択され得、別の受信機のための L O 生成器がこの選択された受信機に関するテスト信号を生成することがある。テストモードの第 1 の構成では、図 7 C に示すように受信機 7 3 4 b に関するテスト信号を生成するために L O 生成器 7 8 0 を使用することによって受信機 7 3 4 b が較正され得る。第 1 の構成では L O 生成器 7 8 0 の L O 信号は、ダウンコンバータ 7 6 0 a を通って伝達され、負荷回路 7 5 6 a、トランジスタ 7 5 8 および負荷回路 7 5 6 b に通され、ダウンコンバータ 7 6 0 b にテスト信号として提供され得る。テストモードの第 2 の構成では受信機 7 3 4 a は、受信機 7 3 4 a に関するテスト信号を生成するために L O 生成器 7 8 2 を使用することによって較正され得る。この第 2 の構成では L O 生成器 7 8 2 の L O 信号は、ダウンコンバータ 7 6 0 b を通って伝達され、負荷回路 7 5 6 b、トランジスタ 7 5 8 および負荷回路 7 5 6 a に通され、ダウンコンバータ 7 6 0 a にテスト信号として提供され得る (図 7 C には図示せず) 。

20

30

【 0 0 7 2 】

[0088]図 8 は、1 つの受信機に関するテスト信号の生成を、別の受信機のための L O 生成器を用いてサポートする送受信機 8 0 0 の例示的な一設計のブロック図を示している。送受信機 8 0 0 は、2 つのバンド用の 2 つの受信機 8 3 0 a および 8 3 0 b と、フィードバック受信機 8 3 0 c と、送信機 8 3 2 と、を含む。各受信機 8 3 0 は、L N A 8 4 0 と、ダウンコンバータ 8 6 0 と、低域通過フィルタ 8 7 0 と、を含む。受信機 8 3 0 a はさらに、ダウンコンバータ 8 6 0 a のための第 1 の L O 信号を生成する L O 生成器 8 8 0 a を含む。受信機 8 3 0 b はさらに、ダウンコンバータ 8 6 0 b のための第 2 の L O 信号を生成する L O 生成器 8 8 0 b を含む。送信機 8 3 2 は、低域通過フィルタ 8 4 2 と、アップコンバータ 8 6 2 と、P A 8 7 2 と、を含む。送信機 8 3 2 とフィードバック受信機 8 3 0 c とは、L O 生成器 8 8 2 を共有し、それはダウンコンバータ 8 6 0 c およびアップコンバータ 8 6 2 のための L O 信号を生成する。例示的な一設計では受信機 8 3 0 a および 8 3 0 b は、送信された信号を受信するために使用され得、受信機 8 3 0 c は送信機 8 3 2 をテストするために使用され得る。一般に各受信機は、送信された信号を受信するため、および / または送信機および / または受信機をテストするために使用され得る。

40

【 0 0 7 3 】

[0089]図 8 に示した例示的な設計ではフロントエンド回路 8 2 0 が、アンテナ 8 1 0 と受信機 8 3 0 a、8 3 0 b および 8 3 0 c と送信機 8 3 2 との間に結合されている。フロントエンド回路 8 2 0 内において方向性結合器 (directional coupler) 8 2 2 は、ノード B に結合された入力ポートと、ノード A (または、アンテナ 8 1 2) に結合された出力

50

ポートと、LNA 840cに結合された第3のポートと、を有する。カプラ822は、すべてのフロントエンド回路を含めることによってより正確な送信パワー計測値を提供するためにアンテナ810に物理的に近づけて配置され得る。ダイプレクサ824は、デュプレクサ826の出力に結合された第1の入力と、デュプレクサ828の出力に結合された第2の入力と、カプラ822に結合された出力と、を有する。ダイプレクサ824は、(i)より低い周波数にある関心のある少なくとも1つのバンドを通過させるための低域通過フィルタと、(ii)より高い周波数にある関心のある少なくとも1つの他のバンドを通過させるための高域通過フィルタと、を含み得る。各デュプレクサは、関心のあるバンドに関する送信フィルタと受信フィルタとを含み得る。デュプレクサ826は、PA872の出力に結合されたその送信フィルタ入力と、LNA840aの入力に結合されたその受信フィルタ出力と、を有する。デュプレクサ828は、PAや他のいくつかの回路(図8には図示せず)に結合されたその送信フィルタ入力と、LNA840bの入力に結合されたその受信フィルタ出力と、を有する。

【0074】

[0090]フィードバック受信機830cは、送信機832をテストするために使用され得る。たとえばフィードバック受信機830cは、たとえば製造中に工場においてまたはワイヤレスデバイスの動作中に現場において、アンテナポートで送信パワーを計測するために使用され得る。この場合には、送信機832によって生成された送信RF信号の一部が、カプラ822を介して受信機830cに結合され得る。受信機830cは、この結合されたRF信号を送信機832で使用されたのと同じLO信号に基づいてダウンコンバートし得る。このダウンコンバート済み信号は、送信機832の性能を決定するために処理され得る。

【0075】

[0091]例示的な一設計ではLO生成器882は、受信機830aおよび/または830bに関するテスト信号を生成するために使用され得る。受信機830aをテストするためにLO生成器882からのLO信号は、ダウンコンバータ860c、LNA840c、カプラ822、ダイプレクサ824およびデュプレクサ826を通過させられて受信機830a内のLNA840aにテスト信号として提供され得る。受信機830bをテストするためにLO生成器882からのLO信号は、ダウンコンバータ860c、LNA840c、方向性結合器822、ダイプレクサ824およびデュプレクサ828を通過させられて受信機830b内のLNA840bにテスト信号として提供され得る。

【0076】

[0092]受信機830cは、フロントエンド回路820内の回路を考慮に入れることによって受信機830aおよび830bの較正を可能にし得る。絶対ゲインの計測は、第1の受信信号経路に関してなされ得る。ゲインの計測は、第1の受信信号経路と第2の受信信号経路とについてなされ得、第1の受信信号経路と比較した第2の受信信号経路の相対ゲイン(または、ゲインデルタ)を取得するために比較され得る。第2の受信信号経路の絶対ゲインは、第1の受信信号経路の絶対ゲインと、第1と第2の受信信号経路の間のゲインデルタと、に基づいて取得され得る。

【0077】

[0093]図8は、3つの受信機830a、830bおよび830cと1つの送信機832とを含んだ送受信機800の例示的な一設計を示している。一般に送受信機は、任意の数の受信機と任意の数の送信機とを含み得る。図8はまた、3つの受信機830a、830bおよび830cと1つの送信機832とに結合されたフロントエンド回路820の例示的な一設計を示している。一般にフロントエンド回路は、任意の数の受信機および任意の数の送信機をアンテナに結合し得る。フロントエンド回路は、1つまたは複数のカプラ、ダイプレクサ、デュプレクサ、スイッチ、フィルタ、整合回路、その他を含み得る。図8は、1つのダイプレクサ824に結合された2つのバンドに関する2つのデュプレクサ826および828を含んだフロントエンド回路820の例示的な一設計を示している。フロントエンド回路内のダイプレクサ、デュプレクサ、カプラ、スイッチ、フィルタ、整合回

10

20

30

40

50

路および／または他の回路はまた、他の方式で結合されることもある。

【 0 0 7 8 】

[0094]図 5、図 7 A、図 7 B、図 7 C および図 8 は、1 つの受信機のための L O 生成器を用いて別の受信機に関するテスト信号を生成することに関するいくつかの例示的な設計を示している。一般に、複数のアンテナ、複数のバンド、複数の無線技術、受信ダイバーシティ、M I M O 送信、その他をサポートするために複数の受信機が使用され得る。第 1 の受信機のための L O 生成器は、L O 信号を生成するために使用され得、それは第 2 の受信機を通過させられて第 2 の受信機にテスト信号として提供され得る。適当な回路（たとえば、スイッチ、カプラ、その他）が、第 1 の受信機から第 2 の受信機に L O 信号を渡すことができるようにこの 2 つの受信機間の信号経路に配置され得る。[0095]受信機の回路は、様々な回路設計によって実装され得る。2 つの受信機内の L N A、ダウンコンバータおよび低域通過フィルタに関するいくつかの例示的な設計について以下で説明されている。受信機の回路はまた、様々なタイプのトランジスタを用いて実装されることもある。N チャンネル金属酸化物半導体（N M O S）トランジスタを用いて実装された L N A およびダウンコンバータに関するいくつかの例示的な設計について以下で説明されている。

【 0 0 7 9 】

[0096]図 9 は、図 5 の L N A 5 4 0 および 5 4 2、ダウンコンバータ 5 6 0 および 5 6 2、ならびに低域通過フィルタ 5 7 0 および 5 7 2 に関する例示的な設計の回路図を示している。図 9 に示した例示的な設計では受信機 5 3 0 内において、ダウンコンバータ 5 6 0 は I および Q 信号経路のそれぞれに対する 2 つのミキサ 9 6 0 a および 9 6 0 b を含み、また低域通過フィルタ 5 7 0 は I および Q 信号経路のそれぞれに対する 2 つの低域通過フィルタ（L P F）9 7 0 a および 9 7 0 b を含む。受信機 5 3 2 内において、ダウンコンバータ 5 6 2 は I および Q 信号経路のそれぞれに対する 2 つのミキサ 9 6 1 a および 9 6 1 b を含み、かつ低域通過フィルタ 5 7 0 は I および Q 信号経路のそれぞれに対する 2 つのフィルタ 9 7 1 a および 9 7 1 b を含む。

【 0 0 8 0 】

[0097]図 9 に示した例示的な設計では、L N A 5 4 0 は共通ソース L N A として実装されている。L N A 5 4 0 内においてゲイントランジスタ 9 4 2 は、回路接地に結合されたそのソースと、R F i n 1 信号を受け取るそのゲートと、を有する。別法としてゲイントランジスタ 9 4 2 は、ソースデジェネレーションインダクタ（source degeneration inductor）の一方の端部に結合されたそのソースを有することがあり、それは回路接地に結合された他の端部を有し得る（図 9 には図示せず）。カスケードトランジスタ 9 4 4 は、ゲイントランジスタ 9 4 2 のドレインに結合されたそのソースと、V b 1 バイアス電圧を受け取るそのゲートと、を有する。変圧器 9 4 6 は、（i）カスケードトランジスタ 9 4 4 のドレインと V D D 給電の間に結合された 1 次コイルと、（i i）ノード N 1 と N 2 の間に結合され、ミキサ 9 6 0 a および 9 6 0 b に差分増幅された R F 信号を提供する 2 次コイルと、を有する。変圧器はまた、バランと呼ばれ得る。カスケードトランジスタ 9 4 4 のドレインと V D D 給電の間に可変コンデンサ 9 4 8 が結合される。ゲイントランジスタ 9 4 2 とカスケードトランジスタ 9 4 4 は、N M O S トランジスタ（図 9 に示したように）を用いてまたは他のタイプのトランジスタを用いて実装され得る。

【 0 0 8 1 】

[0098]図 9 に示した例示的な設計では L N A 5 4 2 は、ゲイントランジスタ 9 4 3 と、カスケードトランジスタ 9 4 5 と、変圧器 9 4 7 と、可変コンデンサ 9 4 9 と、を含み、それらは L N A 5 4 0 内のゲイントランジスタ 9 4 2、カスケードトランジスタ 9 4 4、変圧器 9 4 6 およびコンデンサ 9 4 8 のそれぞれと同様の方式で結合され得る。L N A 5 4 0 および／または 5 4 2 はまた、共通ゲート L N A として実装されることもある。たとえば L N A 5 4 0 は、トランジスタ 9 4 2 のソースに加えられる R F i n 1 信号と、トランジスタ 9 4 2 のゲートに加えられるバイアス電圧と、を有することがある。

【 0 0 8 2 】

[0099]図 9 に示した例示的な設計では、ミキサ 9 6 0 a、9 6 0 b、9 6 1 a および 9

10

20

30

40

50

6 1 b がダブルバランス受動型ミキサを用いて実装されている。ミキサ 9 6 0 a は、互いに交差結合された 2 対の N M O S トランジスタを含む。トランジスタ 9 6 2 a および 9 6 4 a は、互いに結合されかつノード N 1 に結合されたそのソースと、ノード N 3 および N 4 のそれぞれに結合されたそのドレインと、を有する。同様にトランジスタ 9 6 6 a および 9 6 8 a は、互いに結合されかつノード N 2 に結合されたそのソースと、ノード N 3 および N 4 のそれぞれに結合されたそのドレインと、を有する。L O 生成器 5 8 0 からの I L O 1 信号は、非反転 L O 1 信号 (I L O 1 p) と反転 I L O 1 信号 (I L O 1 n) とを備えた差分信号であり得る。I L O 1 p 信号はトランジスタ 9 6 2 a および 9 6 8 a のゲートに提供されており、また I L O 1 n 信号はトランジスタ 9 6 4 a および 9 6 6 a のゲートに提供されている。ノード N 1 および N 2 はミキサ 9 6 0 a の差分入力に対応し、またノード N 3 および N 4 はミキサ 9 6 0 a の差分出力に対応する。ミキサ 9 6 0 b、9 6 1 a および 9 6 1 b は、ミキサ 9 6 0 a と同様の方式で実装される。各ミキサ 9 6 0 は、対応する L N A からの差分増幅された R F 信号と対応する L O 生成器からの差分 I L O または Q L O 信号とを受け取り、I または Q の差分ダウンコンバートされた信号を提供する。

10

【 0 0 8 3 】

[00100] 図 9 に示した例示的な設計では、低域通過フィルタ 5 7 0 a、5 7 0 b、5 7 1 a および 5 7 1 b はフィルタ処理および増幅を実行するアクティブフィルタを用いて実装されている。フィルタ 5 7 0 a 内において、スイッチ 9 7 2 と抵抗器 9 7 4 とが直列に結合されており、かつこの組合せはノード N 3 と増幅器 9 8 0 の反転入力の上に結合されている。スイッチ 9 7 6 と抵抗器 9 7 8 とが直列に結合されており、かつこの組合せはノード N 4 と増幅器 9 8 0 の非反転入力の上に結合されている。コンデンサ 9 8 8 は、増幅器 9 8 0 の反転入力と非反転入力の上に結合されている。抵抗器 9 8 2 は、増幅器 9 8 0 の反転入力と非反転出力の上に結合されている。抵抗器 9 8 4 は、増幅器 9 8 0 の非反転入力と反転出力の上に結合されている。増幅器 9 8 0 は、I のダウンコンバートされた差分信号をその非反転および反転出力を介して提供する。低域通過フィルタ 9 7 0 b、9 7 1 a および 9 7 1 b は低域通過フィルタ 9 7 0 a と同様の方式で実装される。

20

【 0 0 8 4 】

[00101] 図 9 は、L N A 5 4 0 および 5 4 2 と、ダウンコンバータ 5 6 0 および 5 6 2 と、低域通過フィルタ 5 7 0 および 5 7 2 とに関する例示的な設計を示している。L N A、ダウンコンバータおよび低域通過フィルタはまた、他の回路設計によって実装され得る。たとえば L N A は、V D D 給電と回路接地の間に積み重ねて結合された N M O S トランジスタと P M O S トランジスタとを備えるインバータ型の L N A を用いて実装され得る。ミキサ 9 6 0 a、9 6 0 b、9 6 1 a および 9 6 1 b は、図 9 に示したような受動型ミキサを用いてまたは他のタイプのミキサを用いて実装され得る。

30

【 0 0 8 5 】

[00102] 例示的な一設計では、複数の受信機について同じ回路設計が用いられ得る。たとえば同じ L N A とミキサの設計が、複数の受信機、たとえば、多重バンド多重モードワイヤレスデバイスのすべてのバンドに対する受信機、に適用されることがある。別の例示的な設計では、異なる受信機について異なる回路設計が用いられることがある。たとえば異なる受信機が、異なる L N A 設計、異なるミキサ設計、異なるバイアス付与、その他と関連付けられ得る。

40

【 0 0 8 6 】

[00103] 図 1 0 A は、1 つの受信機のための L O 生成器からの L O 信号を較正されている別の受信機に結合させるためのインターフェース回路 5 4 4 a の例示的な一設計を示している。図 1 0 A に示した例示的な設計ではインターフェース回路 5 4 4 a は、L N A 9 4 0 内のゲイントランジスタ 9 4 2 のドレインに結合されたそのソースと、V c 0 制御信号または変調信号 m (t) を受け取るそのゲートと、L N A 9 4 2 内のカスケードトランジスタ 9 4 5 のドレインに結合されたそのドレインと、を有するカスケードトランジスタ 9 5 0 を含む。

50

【 0 0 8 7 】

[00104]ミキサ961aに関するテスト信号を生成するために、図10Aにおいて示したように、カスケードトランジスタ944および950がONに切替えられ得、およびゲイントランジスタ942および943とカスケードトランジスタ945とがOFFに切替えられ得る。LO信号は、ミキサ960a内のトランジスタ962aのゲートに提供され、変圧器946とカスケードトランジスタ944および950とを通過させられ、変圧器947によってミキサ961aにテスト信号として提供され得る。ミキサ960aに関するテスト信号を生成するために、図10Aにおいて示したように、カスケードトランジスタ944および950がONに切替えられ得、ゲイントランジスタ942および943とカスケードトランジスタ945とがOFFに切替えられ得る。LO信号は、ミキサ961a内のトランジスタ962cのゲートに提供され、変圧器947とカスケードトランジスタ944および950とを通過させられ、および変圧器946によってミキサ960aにテスト信号として提供されることがある。

10

【 0 0 8 8 】

[00105]図10Bは、インターフェース回路544bの例示的な一設計を示している。この例示的設計では、インターフェース回路544bは、スイッチとして動作し、カスケードトランジスタ944のドレインに結合されたそのソースと、Vc0制御信号または変調信号m(t)を受け取るそのゲートと、カスケードトランジスタ945のドレインに結合されたそのドレインと、を有するトランジスタ952を含む。

20

【 0 0 8 9 】

[00106]ミキサ961aに関するテスト信号を生成するために、図10Bにおいて示したように、ゲイントランジスタ942および943とカスケードトランジスタ944および945とがOFFに切替えられ得、トランジスタ952がONに切替えられ得る。LO信号は、ミキサ960a内のトランジスタ962aのゲートに提供され、変圧器946およびトランジスタ952を通過させられ、変圧器947によってミキサ961aにテスト信号として提供され得る。ミキサ960aに関するテスト信号を生成するために、図10Bにおいて示したように、ゲイントランジスタ942および943とカスケードトランジスタ944および945とがOFFに切替えられ得、トランジスタ952がONに切替えられ得る。LO信号は、ミキサ961a内のトランジスタ962cのゲートに提供され、変圧器947およびトランジスタ952を通過させられ、かつ変圧器946によってミキサ960aにテスト信号として提供され得る。

30

【 0 0 9 0 】

[00107]図10Cは、インターフェース回路544cの例示的な一設計を示す。この例示的設計ではインターフェース回路544cは、直列トランジスタ953および955とシャントトランジスタ957とによって実装されたTスイッチを含む。直列トランジスタ953は、LNA940内のカスケードトランジスタ944のドレインに結合されたそのソースと、Vd1制御信号を受け取るそのゲートと、ノードBに結合されたそのドレインと、を有する。直列トランジスタ955は、ノードBに結合されたそのソースと、Vd1制御信号または変調信号m(t)を受け取るそのゲートと、LNA942のカスケードトランジスタ945のドレインに結合されたそのドレインと、を有する。シャントトランジスタ957は、回路接地に結合されたそのソースと、Vd2制御信号を受け取るそのゲートと、ノードBに結合されたそのドレインと、を有する。

40

【 0 0 9 1 】

[00108]ミキサ961aに関するテスト信号を生成するために、図10Cにおいて示したように、ゲイントランジスタ942および943とカスケードトランジスタ944および945とがOFFに切替えられ得、直列トランジスタ953および955がONに切替えられ得、シャントトランジスタ957がOFFに切替えられ得る。LO信号は、ミキサ960a内のトランジスタ962aのゲートに提供され、変圧器946とトランジスタ953および955とを通過させられ、変圧器947によってミキサ961aにテスト信号として提供され得る。テスト信号はミキサ960aに関して同様の方式で生成され得る。R

50

Xモードでは、直列トランジスタ953および955がOFFに切替えられ得、かつシャントトランジスタ957がONに切替えられ得る。ノードBは、回路の接地へ引かれ得、それはLNA940と942の間の分離を改善させ得る。

【0092】

[00109]図10A～図10Cは、較正のためのLO信号を提供するためのインターフェース回路に関する3つの例示的な設計を示している。インターフェース回路はまた、他の方式で実装されることもある。インターフェース回路は、RXモードにおいてこれによる性能の劣化ができる限り小さくなるように実装することが望ましくなり得る。

【0093】

[00110]図11は、LO生成器1100の例示的な一設計を示し、それは本明細書に記載したLO生成器のいずれにも使用され得る。LO生成器1100は、(i)所望の周波数で電圧制御発振器(VCO)信号を生成するための周波数シンセサイザ1160と、(ii)VCO信号を周波数について分周し、ILO信号およびQLO信号を備えるLO信号を提供する、ための分周器1170と、を含む。

【0094】

[00111]図11において示した例示的な設計では周波数シンセサイザ1160は、PLL1162と、VCO1164と、バッファ(Buf)1166と、を含む。VCO1164は、PLL1162から制御信号を受け取るとともに制御信号によって決定される周波数の発振器信号を生成する。PLL1162は、VCO1164から基準信号および発振器信号を受け取り、発振器信号の位相を基準信号の位相に対して比較し、発振器信号の位相が基準信号の位相に合わせて固定されるようにVCO1164のための制御信号を生成する。バッファ1166は、VCO1164から発振器信号を受け取り、VCO信号を分周器1170に提供する。分周器1170は周波数についてVCO信号をN分の1に分周する(ここでNは、2、3、4または何らかの他の値と等し得る)。分周器1170は、ILO信号とQLO信号とを提供する。ILO信号とQLO信号の各々を差分LO信号とし得る。

【0095】

[00112]第1の受信機(たとえば、非起動の受信機)のためのLO生成器が、較正される第2の受信機に関するLO信号を生成するために使用され得る。これは様々な方式で達成され得る。例示的な一設計では、直流(DC)電圧が、ミキサに加えられ、第2の受信機に関するテスト信号を生成するためにLO生成器からのLO信号によってアップコンバートされ得る。たとえば図9において、低域通過フィルタ970a内のスイッチ972および976が開放され得、DC電圧がノードN3およびN4に提供され得る。このDC電圧は、ミキサ961aおよび/または961bに関するテスト信号を生成するためにミキサ960aによってILO1信号を用いてアップコンバートされることがある。テスト信号の振幅はDC電圧に依存し得、DC電圧を変動させることによって所望のテスト信号振幅が取得され得る。たとえば、DC電圧を0.2Vから1.0Vまで変動させることによって-12dBm～-30dBmの範囲のテスト信号が生成され得る。例示的な一設計では、低域通過フィルタ970aの1つの入力をプログラマブル共通モード電圧(VCM)に接続し、低域通過フィルタ970aの他の入力を回路の接地に接続することによってDC電圧が生成され得る。このプログラマブルVCMに基づいて調節可能な差分DC電圧が取得され得る。調節可能なDC電圧はまた、可変振幅のテスト信号の生成を可能とする他の方式で生成され得る。

【0096】

[00113]別の例示的な設計では、ミキサは、ミキサと増幅器のいずれとしても動作するように再構成可能であり得る。たとえば図9におけるミキサ960aはさらに、2つの追加的なNMOSTランジスタを含みうる。第1のNMOSTランジスタは、ノードN3に結合されたそのソースと、制御信号を受け取るそのゲートと、VDD給電に結合されたそのドレインと、を有し得る。第2のNMOSTランジスタは、回路接地に結合されたそのソースと、制御信号を受け取るゲートと、ノードN4に結合されたそのドレインと、を有

10

20

30

40

50

し得る。ミキサ 960a は、2つの NMOS トランジスタを OFF に切替えることによってミキサとして構成され得る。ミキサ 960a は、2つの NMOS トランジスタを ON に切替えかつ NMOS トランジスタ 964a および 966a を OFF に切替えることによって増幅器として再構成され得る。この場合には、ILO1 信号がこの増幅器によって増幅され得、増幅された LO 信号がノード N3 および N4 に提供され得る。増幅された LO 信号は、テスト信号を生成するために使用され得る。

【0097】

[00114] 図 12 は、LO 信号に振幅変調 (AM) を適用することによるテスト信号の生成の例示的な一設計を示している。この LO 信号は、ある特定の周波数の連続信号であり得る。変調信号 $m(t)$ は、パルス列を含み得、振幅変調を有するテスト信号を生成するように LO 信号を振幅変調するために使用され得る。テスト信号は、IIP2 および / または他の性能メトリックスを較正するために使用され得る。

10

【0098】

[00115] 変調信号 $m(t)$ は、LO 信号を発生する第 1 の受信機から較正される第 2 の受信機への信号経路内の様々な箇所に加えられ得る。たとえば変調信号は、図 10A のカスケードトランジスタ 944 および / または 950 のゲートに、図 10B のパストランジスタ 952 のゲートに、または図 10C のトランジスタ 953 および 955 のゲートに加えられ得る。

【0099】

[00116] (非起動状態にある) 第 1 の受信機のための LO 生成器を用いて (較正される) 第 2 の受信機に関するテスト信号を生成することは、様々な利点を提供し得る。第一に LO 生成器は、関心のある周波数範囲に関する、所望の周波数分解能および精度の、LO 信号を生成することを可能であり得る。これは、起動状態または非起動状態の間に第 2 の受信機の較正を可能とし得る。たとえば LO 生成器は LO 信号を、(i) 結果として生じるダウコンバートされた信号がバンド内較正に関するシステムバンド幅内であるような第 1 の周波数で、あるいは (ii) 結果として生じるダウコンバートされた信号がバンド外較正に関するシステムバンド幅の外側にあるような第 2 の周波数で、生成し得る。LO 生成器は、周波数においてホップするように、たとえば、TX 周波数のホッピングを整合させダウコンバートされた RX 周波数での IIP2 の較正を可能とする TX 周波数のホッピングを合わせるように、LO 信号を生成し得る。RX 周波数は、時分割複信 (TDD) に関する TX 周波数と同じとすることがあり、あるいは周波数分割複信 (FDD) に関する TX 周波数と異ならせることがある。

20

30

【0100】

[00117] これに対して、テスト信号を発生させるための単独のトーン生成器を使用することは、回路の複雑性およびコストを増大させる。さらにトーン生成器は、追加的な回路および制御を含めることなくして要求された周波数範囲および / または要求された精度を有しないことがある。

【0101】

[00118] ワイヤレスデバイス 110 は、厳格な性能仕様を満たすように要求され得、良好な RSB および良好な IIP2 なくしてこれらの仕様を満たすことができないことがある。たとえばワイヤレスデバイス 110 は、 4×4 の MIMO 送信について概ね 300 Mbps のピークスループットを満たすように要求され得、またスループット要件を満たすために 45 デシベル (dB) またはこれより良好な RSB を要求し得る。RSB は、温度、周波数、その他に対して敏感であり得る。RSB に関する受信機の較正は、製造中に工場で行われ得る。しかしながら、RSB に関する工場の較正によって選択される受信機設定は、温度、周波数、その他にわたる要求される RSB を提供できないことがある。

40

【0102】

[00119] IIP2 に関する受信機の較正もまた、1 つまたは複数の指定の周波数において工場で行われ得る。しかしながら、ワイヤレスデバイス 110 は、IIP2 較正が実

50

行された周波数のうちの1つにも対応しないTX周波数で送信することがあり得る。この場合には、準最適な(sub-optimal)IIP2のためにいくつかの性能劣化が存在し得る。したがって、ワイヤレスデバイス110のTX周波数に対応するRX周波数でIIP2較正を実行することが望ましくまたは必要であり得る。

【0103】

[00120]本開示の別の態様では、受信機の(たとえば、RSBおよび/またはIIP2に関する)較正は、受信機に関する良好な性能を得るためにワイヤレスデバイス110の動作中に実行され得る。ワイヤレスデバイス110は、与えられた任意の瞬間に接続モードまたは待機モードで動作し得る。接続モードではワイヤレスデバイス110は、1つまたは複数の基地局にデータを送信することおよび/または1つまたは複数の基地局からデータを受信し得る。待機モードではワイヤレスデバイス110は、指定された時間期間中に基地局からダウンリンク信号を周期的に受信し得、また残りの時間中は電池のパワーを節約するためにスリープし得る。

【0104】

[00121]例示的な一設計ではワイヤレスデバイス110は、ダウンリンク信号を受け取っていない時間期間中に待機モードにおいて較正を実行し得る。別の例示的な設計ではワイヤレスデバイス110は、受信機がダウンリンク受信に使用されていない時間期間の間に接続モードにおいて受信機に関して較正を実行し得る。たとえばTDDを利用するワイヤレスシステムでは、ワイヤレスデバイス110はアップリンクサブフレームにおいてデータを送信し、ダウンリンクサブフレームにおいてデータを受信し得る。ワイヤレスデバイス110は、アップリンクサブフレームの間に受信機を較正し得る。待機モードと接続モードの両方に適用可能なさらに別の例示的な設計では、ワイヤレスデバイス110は、システムバンド幅の外側に配置されたテスト信号を使用することによって、ダウンリンク受信の間に受信機に関する較正を実行し得る。

【0105】

[00122]図13は、第2の受信機1330bによって生成されたテスト信号を用いて第1の受信機1330aを較正するための例示的な構成を示している。受信機1330bは非起動であり得、受信機1330aに関する所望の周波数のテスト信号を生成するために使用され得る。受信機1330aのLO生成器1380は、 f_{LO1} の所望の周波数で第1のLO信号を生成し得る。受信機1330bのLO生成器1382は、 f_{LO2} の周波数で第2のLO信号を生成し得る。第2のLO信号は、受信機1330aに関するテスト信号を生成するために使用され得る。このテスト信号は、受信機1330aに関するLNA1340aの入力(図13には図示せず)に適用され得、受信機1330a内の他のいくつかのノードに加えられ得る。いずれの場合にもテスト信号は、LO生成器1380からのILO1信号を用いてミキサ1360aによってダウンコンバートされ、I入力ベースバンド信号(IBBin)を取得するために低域通過フィルタ1370aによってフィルタ処理され得る。テスト信号はまた、LO生成器1380からのQLO1信号を用いてミキサ1360bによってダウンコンバートされ、Q入力ベースバンド信号(QBBin)を取得するために低域通過フィルタ1370bによってフィルタ処理され得る。ILO1信号とQLO1信号は、受信機1330aのためにLO生成器1380によって生成される第1のLO信号の一部である。IBBin信号とQBBin信号とは、データプロセッサに受信機1330aによって提供される複素BBin信号を形成する。

【0106】

[00123]図14Aは、テスト信号がバンド内に配置されるケースに関する図13における受信機1330aからのBBin信号の周波数応答を示している。具体的には、受信機1330bからの第2のLO信号の周波数 f_{LO2} は、受信機1330aにおける第1のLO信号の周波数 f_{LO1} からシステムバンド幅(BW)の半分未満だけオフセットされることがある、すなわち $f_1 = |f_{LO2} - f_{LO1}| < BW/2$ である。これにより、BBin信号が周波数 f_1 の単一トーンを含むことになり、それは図14Aにおいて示したようにシステムバンド幅の域内にある。

10

20

30

40

50

【 0 1 0 7 】

[00124] B B i n 信号は次のように表現され得る。

【 数 1 】

$$BBin(t) = I(t) + jQ(t) = \cos(2\pi f_1 t) + j * k * \sin(2\pi f_1 t + \theta) , \quad \text{式 (1)}$$

【 0 1 0 8 】

ここで、 $I(t)$ は I B B i n 信号を意味し、また $Q(t)$ は Q B B i n 信号を意味しており、

B B i n (t) は複素 B B i n 信号を意味しており、

k は受信機 1 3 3 0 a の I と Q との信号経路の間のゲイン誤差であり、かつ

は受信機 1 3 3 0 a の I と Q との信号経路の間の位相誤差である。

【 0 1 0 9 】

[00125] ゲイン誤差 k および位相誤差 は次のようにして決定され得る。

【 数 2 】

$$k = \sum |I^2(t) - Q^2(t)| , \quad \text{および} \quad \text{式 (2)}$$

【 数 3 】

$$\theta = \text{correlate} \{ I(t) \text{ および } Q(t) \} . \quad \text{式 (3)}$$

【 0 1 1 0 】

[00126] ゲイン誤差と位相誤差は適当な回路を用いてアナログ領域で決定され得る。別法としてゲイン誤差と位相誤差は、 I および Q のサンプルに対する計算を実行することによってデジタル領域で算出され得、それは I B B i n 信号と Q B B i n 信号をデジタル化によって取得され得る算出。ゲイン誤差と位相誤差は周波数に依存し得、また関心のある異なる周波数について算出され得る。

【 0 1 1 1 】

[00127] 図 1 4 B は、テスト信号がバンド外に配置されるケースに関する図 1 3 の受信機 1 3 3 0 a からの B B i n 信号の周波数応答を示している。具体的には受信機 1 3 3 0 b 内の第 2 の L O 信号の周波数 f_{LO2} は、受信機 1 3 3 0 a 内の第 1 の L O 信号の周波数 f_{LO1} から、システムバンド幅 (BW) の半分を超えるだけオフセットされ得る、すなわち $f_2 = |f_{LO2} - f_{LO1}| > BW / 2$ である。したがってこれにより、周波数 f_2 の単一トーンを含んだ B B i n 信号が得られ、それは図 1 4 B に示したようにシステムバンド幅の域外にある。この構成は、ダウンリンク信号を受信している間に受信機 1 3 3 0 a を較正するために使用され得る。

【 0 1 1 2 】

[00128] 図 1 4 C は、較正のために A M 変調されたテスト信号が使用されるケースに関する図 1 3 の受信機 1 3 3 0 a からの B B i n 信号の周波数応答を示している。受信機 1 3 3 0 b 内の第 2 の L O 信号の周波数 f_{LO2} は受信機 1 3 3 0 a 内の第 1 の L O 信号の周波数 f_{LO1} から、T X 周波数と R X 周波数の差である T X オフセットだけオフセットされ得る。第 2 の L O 信号は、図 1 4 C に示したように B B i n 信号がシステムバンド幅内に異なる周波数のダウンコンバートされたトーンを含むように周波数においてホッピングし得る。

【 0 1 1 3 】

[00129] 例示的な一設計では、異なるバンドグループにおける異なる周波数で較正が実行され得る。たとえば較正は、ローバンド内の 4 つのサブバンド、ミッドバンド内の 4 つのサブバンド、およびハイバンド内の 2 つのサブバンドに対して実行され得る。較正はまた、ローバンド内の各サブバンドにある 3 つの周波数、ミッドバンド内の各サブバンドに

10

20

30

40

50

ある 3 つの周波数、およびハイバンド内の各サブバンドにある 2 つの周波数に対して実行され得る。較正はしたがって、この例では $(3 * 4 + 3 * 4 + 4 * 2) = 32$ の周波数に対して実行され得る。較正はまた、これより少ない周波数または多い周波数に対して実行され得る。

【 0 1 1 4 】

[00130]ワイヤレスデバイス 110 は、受信経路ゲインに関する厳格な仕様を満たすように（たとえば、 ± 1 dB 以内のゲイン確度を満たすように）要求され得る。受信経路ゲインは受信経路のゲインとして規定され得る。受信経路は、アンテナからアナログ対デジタル変換器（ADC）までの信号経路の全部または一部をカバーし得る。受信経路は、受信機内の信号経路を、および受信機内の LNA の前のフロントエンドにある信号経路をカバーし得る。ワイヤレスデバイス 110 は、複数のバンド、複数の無線技術、複数のアンテナ、その他をサポートするために複合的なフロントエンドを有し得る。複合的なフロントエンドであるために受信経路のゲインに対する較正は、受信経路のゲインに関して要求された仕様を満たされ得ることを確実にするためにフロントエンド回路を含むべきである。

10

【 0 1 1 5 】

[00131]ワイヤレスデバイスは、いくつかの受信経路といくつかのゲインモードを含み得る。受信経路の各ゲインモードはその受信経路に関するある特定のゲインと関連付けられ得る。従来では、受信経路のゲインに対する厳格な仕様は関心のある各ゲインモードおよび各受信経路を較正するようにワイヤレスデバイス内に較正ノトン信号を注入するための外部のテスト装置を用いることによって達成され得る。ワイヤレスデバイスは、多くの数の受信経路および/または多くの数のゲインモードを含み得る。したがって長い時間が、異なる受信経路および異なるゲインモードを較正するために必要とされ、それは複雑性およびコストを増大させ得る。

20

【 0 1 1 6 】

[00132]本開示のさらに別の態様では、受信経路のゲインは別の受信機によって生成されたテスト信号に基づいて計測され得る。このテスト信号は、受信経路内の様々な点で注入され得る。受信経路のゲインを決定するために、テスト信号のパワーまたは振幅が計測され得る。

【 0 1 1 7 】

[00133]例示的な一設計では、テスト信号を生成し受信経路ゲインを計測するために送信機に対するフィードバック受信機が使用され得る。図 8 に戻ると、受信機 830c を送信機 832 に対するフィードバック受信機とし得る。フィードバック受信機 830c は、方向性結合器 822 を介してアンテナ 810 に結合され得る。受信経路ゲイン較正のために追加的なハードウェアがほとんどまたはまったく要求されることがないように、フィードバック受信機 830c が受信経路ゲイン較正のために再使用され得る。フィードバック受信機 830c は、テスト信号を生成するとともに、このテスト信号をカプラ 822 に提供することができる。このテスト信号はフロントエンド回路 820 を通過させられるとともに較正されようとする受信経路に提供され得る。

30

【 0 1 1 8 】

[00134]図 8 に示した例では、様々な信号経路のゲインは次のように規定されることがある。

40

【 0 1 1 9 】

- G 1 = ノード B から ノード C までのゲイン、
- G 2 = ノード B から ノード D までのゲイン、
- L 1 = ノード X から ノード B までのゲイン、かつ
- L 2 = ノード A から ノード B までのゲイン。

【 0 1 2 0 】

G 1、G 2、L 1 および L 2 は dB の単位で与えられ得る。

【 0 1 2 1 】

50

[00135]テスト信号は、フィードバック受信機 8 3 0 c によって生成され、異なる受信経路の受信経路ゲインを計測するために使用され得る。異なるノードにおけるテスト信号のパワーは次式のように表現され得る。

【数 4】

$$P1 = P_{test} + L1 + G1, \quad \text{式 (4)}$$

【数 5】

$$P2 = P_{test} + L1 + G2, \quad \text{および} \quad \text{式 (5)}$$

10

【数 6】

$$\Delta P = P1 - P2 = G1 - G2, \quad \text{式 (6)}$$

【0 1 2 2】

上式において、 P_{test} はノード X におけるテスト信号のパワーであり、

$P1$ はノード C におけるテスト信号のパワーであり、

$P2$ はノード D におけるテスト信号のパワーであり、かつ

P はノード C および D における 2 つの受信経路の間のデルタゲインである。

20

【0 1 2 3】

P_{test} 、 $P1$ および $P2$ は dBm の単位で与えられ得る。 P は dB の単位で与えられ得る。

【0 1 2 4】

[00136]式 (6) に示した例示的な設計では、受信機 8 3 0 a が基準として使用される。ノード D におけるパワー $P2$ は、受信機 8 3 0 a および 8 3 0 b に関する 2 つの受信経路の間のデルタゲイン P を得るためにノード C におけるパワー $P1$ から差し引かれ得る。2 つの受信経路の間のデルタゲイン P に関心があるため、デルタゲインが算出されるときに除去されるためにテスト信号の絶対パワーレベルは重要でない。さらにカブラ 8 2 2 の絶対ロスもデルタゲインが算出されるときに除去されるためにこのロスは重要でない。

30

【0 1 2 5】

[00137]較正ノートン信号は、外部のテスト装置によって生成されてノード A にあるアンテナコネクタに加えられ得る。ノード C における較正信号のパワーは次のように表現され得る。

【数 7】

$$P_{ref1} = P_{in} + L2 + G1, \quad \text{式 (7)}$$

【0 1 2 6】

ここで、 P_{in} はノード A におけるテスト装置からの較正信号のパワーであり、および

P_{ref1} はノード C における較正信号のパワーである。

40

【0 1 2 7】

[00138]異なる受信経路のゲインは、ノード A および C における較正信号のパワーレベルとデルタゲインとに基づいて次のようにして算出され得る。

【数 8】

$$A1 = P_{in} - P_{ref1} = L2 + G1, \quad \text{および} \quad \text{式 (8)}$$

【数 9】

$$A2 = A1 - \Delta P,$$

式 (9)

【0128】

上式において、A1はノードAからノードCまでの受信経路のゲインであり、およびA2はノードAからノードDまでの受信経路のゲインである。

【0129】

[00139] P_{ref1} を取得するために工場において絶対パワー計測が行われることがある。他のすべての計測は、都合のよい任意の時点で行われ得、それで受信経路ゲイン較正のテスト時間が短縮されることができ、それは全体のテスト時間およびコストを低減し得る。

10

【0130】

[00140] ワイヤレスデバイスの回路は、周波数全体にわたって変動するような応答を有することがある。たとえばカプラ822は、良好な挙動であり得およびそれゆえに事前に特徴付けされ得る周波数応答を有し得る。変圧器またはバラン（図8には図示せず）は、LNA840cをカプラ822とインターフェースさせるために使用され得、および事前に特徴付けされ得るような良好な挙動の周波数応答を有し得る。テスト信号を生成するために使用される回路はまた、事前に特徴付けされ得るような良好な挙動の周波数応答を有し得る。すべての回路の周波数応答に基づいて全体的な周波数応答が取得され得る。参照テーブルは、1つまたは複数の基準周波数の1つまたは複数のゲイン関連する異なる周波数におけるゲインに対応する相対ゲインを保持し得る。

20

【0131】

[00141] 基準受信経路に関して異なる周波数でいくつかの絶対パワー計測が（たとえば、テスト装置を用いて）行われることがある。基準受信経路に関する他の周波数における絶対パワー計測値は、基準受信経路に関して行われた絶対パワー計測値と、またさらには基準受信経路の事前に特徴付けられた周波数応答と、に基づいて取得され（たとえば、補間され）得る。異なる周波数での他の受信経路に関するおよび異なるゲインモードに関するパワー計測は、（たとえば、フィードバック受信機830cからの）テスト信号に基づいて行われ得る。絶対ゲインは、テスト信号によるパワー計測と、基準信号経路に関して行われた絶対パワー計測とに基づいて、異なる受信経路と異なるゲインモードとに関して決定され得る。内部生成のテスト信号を用いた受信ゲイン較正は、関心のあるすべての受信経路、ゲインモードおよび周波数に関する受信経路のゲインを決定するために必要とされる絶対パワー計測の回数を大幅に低減し得る。

30

【0132】

[00142] 一般に受信ゲイン較正は、任意の時点で実行され得る。例示的な一設計では受信ゲイン較正は、受信ゲイン較正だけのために追加的なテスト時間が使われないように、製造の間に、たとえば、他のRFテスト（たとえば、RSB向けなど）と同時に、実行され得る。別の例示的な設計では受信ゲイン較正は、ワイヤレスデバイスの動作中に実行され得る。たとえば受信ゲイン較正は、たとえば受信回路と関連する温度ドリフトのような温度依存の要因を除去するために、ワイヤレスデバイスのスリープ・ウェイクアップのサイクル中に実行され得る。

40

【0133】

[00143] 図8は、テスト信号が方向性結合器で提供される、受信経路ゲインを決定するために使用されている例示的な一設計を示している。方向性結合器は、図8に示したようにアンテナの次に配置され得る。一般にテスト信号は、アンテナからADCまでの信号経路内の任意の点で提供され得る。たとえばテスト信号は、ダイプレクサ824とデュプレクサ826または828との間、あるいはLNA840aまたは840bの入力、その他の位置に提供され得る。テスト信号は、方向性結合器、またはスイッチ（たとえば、単極双投（SPDT）スイッチ）、または他のいくつかの回路を介して加えられ得る。ゲインは、テスト信号を通すために経由するすべての回路について計測され得る。

50

【 0 1 3 4 】

[00144]図 8 は、フロントエンド回路の例示的な一設計を示している。一般にフロントエンド回路は、デュプレクサ、ダイプレクサ、スイッチ、フィルタ、カプラ、その他などの様々な回路を含むことがある。フロントエンド回路内の回路は図 8 に示した例示的な構成と異なるように構成され得る。

【 0 1 3 5 】

[00145]図 8 は、フィードバック受信機 8 3 0 c に基づいた受信ゲイン較正に関するテスト信号の生成に関する例示的な一設計を示している。一般に受信ゲイン較正のためのテスト信号は任意の回路によって生成され得る。たとえばテスト信号は、テスト中でない受信機、送信機、テスト信号を生成するように設計されたテスト信号生成器、その他によって生成され得る。テスト信号は、ミキサを介してまたは他のいくつかの技法に基づいて DC 電圧をアップコンバートすることによって生成され得る。

【 0 1 3 6 】

[00146]例示的な一設計では、装置（たとえば、ワイヤレスデバイス、IC、回路モジュール、その他）は第 1 および第 2 の LO 生成器を含むことがある。第 1 の LO 生成器（たとえば、図 5 ~ 図 6 C の LO 生成器 5 8 0）は、周波数ダウンコンバートのために第 1 の受信機（たとえば、受信機 5 3 0）によって使用される第 1 の LO 信号を生成し得る。第 2 の LO 生成器（たとえば、LO 生成器 5 8 2）は、第 1 の動作モード（たとえば、RX モード）における周波数ダウンコンバートのために第 2 の受信機（たとえば、受信機 5 3 2）によって使用される第 2 の LO 信号を生成し得る。第 2 の LO 信号は、第 2 の動作モード（たとえば、較正モード）において第 1 の受信機に関するテスト信号を生成するために使用され得る。第 1 の LO 信号はまた、第 2 の動作モードにおいて第 2 の受信機に関する第 2 のテスト信号を生成するために使用され得る。第 1 の受信機に関するテスト信号は第 2 の動作モードの第 1 の構成において生成されることがあり、第 2 の受信機に関する第 2 のテスト信号は第 2 の動作モードの第 2 の構成において生成され得る。

【 0 1 3 7 】

[00147]例示的な一設計では第 1 の受信機（たとえば、図 7 B の受信機 7 3 2 a）は、第 1 の組の少なくとも 1 つのキャリアに関して周波数ダウンコンバートを実行することがあり、第 2 の受信機（たとえば、図 7 B の受信機 7 3 2 b）はたとえば図 7 B および図 7 C に示したようにキャリアアグリゲーションのための第 2 の組の少なくとも 1 つのキャリアに関して周波数ダウンコンバートを実行し得る。別の例示的な設計では、第 2 の受信機（たとえば、図 8 の受信機 8 3 0 c）を送信機のためのフィードバック受信機とし得、また第 2 の LO 信号がフロントエンド回路を介して第 1 の受信機（たとえば、図 8 の受信機 8 3 0 a）に提供され得る。一般に第 1 および第 2 の受信機は、ワイヤレスデバイス内の任意の 2 つの受信機とし得、また同じ IC チップ上に存在させることも異なる IC チップ上に存在させ得る。

【 0 1 3 8 】

[00148]例示的な一設計ではスイッチは、テスト信号を 1 つの受信機から別の受信機に渡すために使用され得る。例示的な一設計ではスイッチは第 2 の LO 信号をテスト信号として渡すために単に閉じられるだけのことがある。別の例示的な設計ではスイッチは、変調信号および第 2 の LO 信号を受け取るとともに、この変調信号に基づいて振幅変調を有するテスト信号を提供し得る。

【 0 1 3 9 】

[00149]例示的な一設計では装置はさらに、第 1 および第 2 の LNA とスイッチとを含み得る。第 1 の LNA（たとえば、図 7 A の LNA 7 4 0 または図 1 0 A ~ 図 1 0 C の LNA 9 4 0）は、第 1 の入力 RF 信号を受け取り、第 1 の増幅された RF 信号を第 1 の受信機に提供し得る。第 2 の LNA（たとえば、図 7 A の LNA 7 4 1 または図 1 0 A ~ 図 1 0 C の LNA 9 4 2）は、第 2 の入力 RF 信号を受け取り、第 2 の増幅された RF 信号を第 2 の受信機に提供し得る。スイッチは、第 1 の LNA と第 2 の LNA の間に結合され得、また第 2 の動作モードにおいてテスト信号を渡し得る。

【 0 1 4 0 】

[00150]例示的な一設計ではスイッチは、第1の受信機の第1のLNAと第2の受信機の第2のLNAの間に結合されたトランジスタ（たとえば、図7Aのトランジスタ758、図10Aのトランジスタ950、または図10Bのトランジスタ952）を備え得る。別の例示的な設計ではスイッチは3つのトランジスタを備え得る。第1のトランジスタ（たとえば、図10Cのトランジスタ953）は第1のLNAと中間ノードの間に結合され得る。第2のトランジスタ（たとえば、トランジスタ955）は、中間ノードと第2のLNAの間に結合され得る。第3のトランジスタ（たとえば、トランジスタ957）は、中間ノードと回路接地の間に結合され得る。

【 0 1 4 1 】

[00151]別の例示的な設計では装置はさらに、ゲイン回路と第1および第2のカスケードトランジスタとを備えたSIMO LNA（たとえば、図7BのSIMO LNA742）を含むことがある。ゲイン回路（たとえば、ゲイン回路752a）は入力RF信号を受け取りかつ増幅させ得る。第1のカスケードトランジスタ（たとえば、カスケードトランジスタ754a）は、ゲイン回路に結合されることがあり、また第1の増幅されたRF信号を第1の受信機に提供し得る。第2のカスケードトランジスタ（たとえば、カスケードトランジスタ754b）は、ゲイン回路に結合され得、また第2の増幅されたRF信号を第2の受信機に提供し得る。第1および第2のカスケードトランジスタは、たとえば図7Bに示したように第2の動作モードにおいてテスト信号を第1の受信機に渡すためにONに切替えられ得る。

【 0 1 4 2 】

[00152]さらに別の例示的な設計では装置はさらに、SIMO LNAに関して上述したゲイン回路と第1および第2のカスケードトランジスタと、またさらには第2のゲイン回路と第3および第4のカスケードトランジスタとを備えたMIMO LNA（たとえば、図7CのMIMO LNA744）を含み得る。第2のゲイン回路（たとえば、図7Cのゲイン回路752b）は第2の入力RF信号を受け取りかつ増幅させ得る。第3のカスケードトランジスタ（たとえば、カスケードトランジスタ754c）は、第2のゲイン回路に結合され得、また第3の増幅されたRF信号を第1の受信機に提供し得る。第4のカスケードトランジスタ（たとえば、カスケードトランジスタ754d）は、第2のゲイン回路に結合され得、また第4の増幅されたRF信号を第2の受信機に提供し得る。

【 0 1 4 3 】

[00153]例示的な一設計では第2の受信機は、ミキサ（たとえば、図13のミキサ1360c）を備え得る。このミキサは、第1の動作モードにおいて第2のLO信号によって入力RF信号をダウンコンバートし得る。このミキサは、中間LO信号を取得するために第2の動作モードにおいて第2のLO信号によってDC電圧を遷昇変換し得、それはテスト信号の生成のために使用され得る。このDC電圧は、テスト信号に関する調節可能な振幅を得るために変動させることがある。

【 0 1 4 4 】

[00154]第1のLO生成器は第1の周波数で第1のLO信号を生成することがあり、かつ第2のLO生成器は第2の周波数で第2のLO信号を生成し得る。例示的な一設計では第2の周波数は、たとえば図14Aに示したように第1の周波数から、システムバンド幅の半分未満とし得る。別の例示的な設計では第2の周波数は、たとえば図14Bに示したように第1の周波数から、システムバンド幅の半分以上を越えるようにし得る。この例示的な設計では、信号の受信および較正が同時に実行され得、また第1および第2の動作モードが同時に選択され得る。さらに別の例示的な設計では第2のLO生成器は、たとえば図14Cに示したように複数の周波数のテスト信号を得るために、第2のLO信号を複数の周波数で（たとえば、周波数ホッピングを用いて）生成し得る。

【 0 1 4 5 】

[00155]第2のLO信号は、第2の受信機が非起動状態にあるときにテスト信号を生成するために使用され得る。例示的な一設計では第2のLO信号は、装置が待機モードで動

10

20

30

40

50

作している時点での第1の受信機の較正のためのテスト信号を生成するために使用され得る。第2の受信機は、待機モードにおける信号の受信のために、ある時間期間の間だけ周期的に起動状態となることがある。較正は、第2の受信機が起動状態でない残りの時間中に実行され得る。別の例示的な設計では第2のLO信号は、装置が接続モードで動作している時点での第1の受信機の較正のためのテスト信号を生成するために使用され得る。たとえばテスト信号は、信号バンド幅の外側（たとえば、図14Bに示したようなバンド幅）で生成され得、それは信号受信と同時に較正が実行され得る。別法としてTDDの場合は、装置がアップリンクで送信しているアップリンク時間間隔の間で第2の受信機の較正が実行され得る。

【0146】

10

[00156]図15は、較正を実行するためのプロセス1500の例示的な一設計を示している。第1のLO信号は、第1のLO生成器によって生成され得、また周波数ダウンコンバートのために第1の受信機によって使用され得る（ブロック1512）。第2のLO信号は第2のLO生成器によって生成され得、また第1の動作モードにおいて周波数ダウンコンバートのために第2の受信機によって使用され得る（ブロック1514）。第1の受信機に関するテスト信号は、第2の動作モードにおいて第2のLO信号に基づいて生成され得る（ブロック1516）。テスト信号は、変調をまったく伴わない第2のLO信号を備え得、あるいは第2のLO信号を変調信号によって振幅変調することによって生成され得る。

【0147】

20

[00157]別の例示的な設計では装置（たとえば、ワイヤレスデバイス、IC、回路モジュール、その他）は、LO生成器、フロントエンド回路および受信機を含み得る。LO生成器（たとえば、図8のLO生成器882）は、テスト信号を取得するために使用されるLO信号を生成し得る。フロントエンド回路（たとえば、フロントエンド回路820）は、テスト信号と受信されたRF信号とを受け取り、入力RF信号を提供し得、それは受信されたRF信号に基づいて生成され得、テスト信号を備え得る。受信機（たとえば、受信機830a）は、フロントエンド回路に結合され得、入力RF信号を受け取り得る。受信経路は、フロントエンド回路に基づいて形成され得、また受信機はテスト信号に基づいて決定されたゲインを有し得る。LO信号は、第1の動作モードにおける周波数ダウンコンバートのために別の受信機（たとえば、受信機830c）によって使用されることがあり、また第2の動作モードにおけるテスト信号の生成のために使用され得る。

30

【0148】

[00158]例示的な一設計ではフロントエンド回路は、方向性結合器（たとえば、図8の方向性結合器822）を含むことがある。方向性結合器は、受信されたRF信号を受け取る第1のポートと、テスト信号を受け取る第2のポートと、結合されたRF信号を提供する第3のポートと、を有し得る。入力RF信号は、この結合されたRF信号に基づいて生成され得る。フロントエンド回路はまた、ダイプレクサ、デュプレクサ、スイッチ、フィルタ、整合回路、その他などの他の回路を含み得る。

【0149】

[00159]この装置はさらに、第2の受信機（たとえば、受信機830b）を含み得る。第2の受信機は、フロントエンド回路に結合され得第2の入力RF信号を受け取り得、それは受信されたRF信号に基づいて生成され得、テスト信号を備え得る。第2の受信経路は、フロントエンド回路および第2の受信機に基づいて形成され得、テスト信号に基づいて決定された第2のゲインを有し得る。

40

【0150】

[00160]図16は、受信経路ゲインを決定するためのプロセス1600の例示的な一設計を示している。テスト信号は、ワイヤレスデバイス上のLO生成器からのLO信号に基づいて生成され得る（ブロック1612）。LO生成器は、受信機および/または送信機による周波数変換のためのLO信号を生成し得る。LO生成器はまた、ワイヤレスデバイスの較正のためだけに使用され得る。ワイヤレスデバイス内の少なくとも1つの受信経路

50

の少なくとも1つのゲインはテスト信号に基づいて決定され得る（ブロック1614）。

【0151】

[00161]例示的な一設計ではテスト信号は、ワイヤレスデバイスのフロントエンド回路に加えられ得る。少なくとも1つの受信経路のごとに、フロントエンド回路の少なくとも一部を備得うる。各受信経路はさらに、LNAと、たとえば、図8に示したように、受信機の全部または一部と、を備得うる。

【0152】

[00162]図17は、少なくとも1つの受信経路の少なくとも1つのゲインを決定するためのプロセス1614xの例示的な一設計を示している。プロセス1614xは、図16のブロック1614について使用され得る。ゲインは、少なくとも1つの受信経路に関し
10
て決定され得、第1の受信経路と第2の受信経路とを備え得る。第1の受信経路を介するテスト信号のパワーが、第1のパワー計測値を取得するために計測され得る（ブロック1712）。第2の受信経路を介するテスト信号のパワーが、第2のパワー計測値を取得するために計測され得る（ブロック1714）。第1の受信経路と第2の受信経路の間のデルタゲインは、たとえば式(6)に示したようにして第1および第2のパワー計測値に基づいて決定され得る（ブロック1716）。第1の受信経路の第1のゲイン（たとえば、絶対ゲイン）は、ワイヤレスデバイスの外部で生成され、ワイヤレスデバイスに加えられる信号に基づいて決定され得る（ブロック1718）。第2の受信経路の第2のゲインは、たとえば式(9)に示したようにして第1のゲインおよびデルタゲインに基づいて決定
20
され得る（ブロック1720）。

【0153】

[00163]例示的な一設計では第1の受信経路の第1のゲインは、複数の周波数においてワイヤレスデバイスの外部で生成された信号に基づいて決定され得る。第1の受信経路と第2の受信経路の間のデルタゲインはまた、複数の周波数においてテスト信号に基づいて決定され得る。複数の周波数における第2の受信経路の第2のゲインは、複数の周波数における第1の受信経路の第1のゲインとデルタゲインとに基づいて決定され得る。

【0154】

[00164]例示的な一設計では、周波数にわたる受信経路のゲインにおける変動を表した情報が、事前に特徴付けられ、たとえば参照テーブル内に、保持され得る。少なくとも1つの周波数における受信経路のゲインは、ワイヤレスデバイスの外部で生成された信号に
30
基づいて決定され得る。この少なくとも1つの周波数における受信経路のゲインと保持されている情報とに基づいて、1つまたは複数の追加的な周波数における受信経路のゲインが決定され得る。

【0155】

[00165]本明細書に記載した回路（たとえば、LO生成器、LNA、ミキサ、フィルタ、スイッチ、その他）は、IC、アナログIC、RFIC、混合信号IC、ASIC、プリント回路基板（PCB）、電子デバイス、その他の上に実装され得る。これらの回路はまた、相補型金属酸化物半導体（CMOS）、NチャンネルMOS（NMOS）、PチャンネルMOS（PMOS）、バイポーラ接合トランジスタ（BJT）、バイポーラCMOS（BiCMOS）、シリコンゲルマニウム（SiGe）、ガリウムヒ素（GaAs）、
40
ヘテロ接合バイポーラトランジスタ（HBT）、高電子移動度トランジスタ（HEMT）、シリコンオンインシュレータ（SOI）、その他などの様々なICプロセス技術によって製作され得る。

【0156】

[00166]本明細書に記載した回路を実装する装置は、スタンドアロンデバイスとし得、またはより大型のデバイスの一部とし得る。デバイスは、(i)スタンドアロンIC、(ii)データおよび/または命令を保存するためのメモリICを含み得る1つまたは複数のICの組、(iii)RF受信機（RRF）やRF送信機/受信機（RTR）などのRFIC、(iv)移動局モデム（MSM）などのASIC、(v)他のデバイス内に埋め込まれ得るモジュール、(vi)受信機、携帯電話、ワイヤレスデバイス、ハンドセット
50

やモバイルユニット、(vii)その他、とし得る。

【0157】

[00167] 1つまたは複数の例示的な設計では記載した機能が、ハードウェアの形、ソフトウェアの形、ファームウェアの形、またはこれらを組合せた形で実装され得る。ソフトウェアの形で実装される場合にこれらの機能は、コンピュータ読み取り可能媒体上の1つまたは複数の命令やコードとして保存されること、あるいはコンピュータ読み取り可能媒体を介して送信され得る。コンピュータ読み取り可能媒体は、コンピュータ記憶媒体とコンピュータプログラムのある箇所から別の箇所への転送を容易にする任意の媒体を含む通信媒体との両方を含む。記憶媒体は、コンピュータによってアクセスでき得る利用可能な任意の媒体とし得る。限定ではなく一例として、このようなコンピュータ読み取り可能媒体はRAM、ROM、EEPROM(登録商標)、CD-ROMや他の光ディスク記憶装置、磁気ディスク記憶装置や他の磁気記憶デバイス、または命令やデータ構造の形態で所望のプログラムコードを持ち運びまたは保存するために使用し得るとともに、コンピュータによってアクセスし得るような他の任意の媒体を備えることが可能である。さらに、任意の接続もコンピュータ読み取り可能媒体と適正に呼ばれる。たとえばウェブサイト、サーバまたは他のリモートのソースからソフトウェアが同軸ケーブル、光ファイバケーブル、ツイストペア、デジタル加入者線(DSL)、または赤外線、無線およびマイクロ波などのワイヤレス技術を用いて送信される場合、これら同軸ケーブル、光ファイバケーブル、ツイストペア、DSL、または赤外線、無線およびマイクロ波などのワイヤレス技術は媒体の定義の中に含まれる。本明細書で使用する場合にディスク(disk)とディスク(disc)は、コンパクトディスク(CD)、レーザーディスク(登録商標)、光ディスク、デジタル多目的ディスク(DVD)、フロッピー(登録商標)ディスクおよびブルーレイ(登録商標)ディスクを含む(ただし、ディスク(disk)は通常データを磁氣的に再生成する一方、ディスク(disc)はレーザーによってデータを光学的に再生成する)。上記のものの組合せもまた、コンピュータ読み取り可能媒体の趣旨域内に含まれるべきである。

【0158】

[00168] 本開示に関する上の記述は当業者による本開示の実施または使用を可能にするために提供されている。当業者には本開示に対する様々な修正が容易に明らかとなろう、また本明細書に規定した一般的な原理に対して本開示の趣旨域を逸脱することなく他の変形形態に適用され得る。したがって本開示は、本明細書に記載した例および設計に限定されるものではなく、本明細書に開示した原理および新規の特徴と矛盾しない最も広い趣旨域が付与されるべきである。

以下に、本願出願の当初の特許請求の範囲に記載された発明を付記する。

[C1]

周波数ダウンコンバートのために第1の受信機によって使用される第1のLO信号を生成するように構成可能な第1の局部発振器(LO)生成器と、

第1の動作モードにおいて周波数ダウンコンバートのために第2の受信機によって使用されおよび第2の動作モードにおいて前記第1の受信機に関するテスト信号を生成するために使用される第2のLO信号を生成するように構成可能な第2のLO生成器と、を備える装置。

[C2]

前記第2のLO生成器は、前記第2の動作モードの第1の構成において前記第1の受信機に関する前記テスト信号を生成するために使用される前記第2のLO信号を生成するように構成可能であり、および前記第1のLO生成器は、前記第2の動作モードの第2の構成において前記第2の受信機に関する第2のテスト信号を生成するために使用される前記第1のLO信号を生成するように構成可能である、C1に記載の装置。

[C3]

前記第1の受信機は、少なくとも1つのキャリアの第1の組に関する周波数ダウンコンバートを実行するように構成可能であり、および前記第2の受信機は、少なくとも1つの

キャリアの第2の組に関する周波数ダウンコンバートを実行するように構成可能である、
C 1 に記載の装置。

[C 4]

前記第2の受信機は送信機に関するフィードバック受信機であり、および前記第2のL
O信号は前記第1の受信機にフロントエンド回路を介して提供される、C 1 に記載の装置
。

[C 5]

変調信号と前記第2のL O信号とを受け取るように、および前記変調信号に基づいて振
幅変調を有する前記テスト信号を提供するように、構成可能なスイッチをさらに備える、
C 1 に記載の装置。

10

[C 6]

第1の入力無線周波数(R F)信号を受け取りおよび前記第1の受信機に第1の増幅さ
れたR F信号を提供するように、構成可能な第1の低雑音増幅器(L N A)と、

第2の入力R F信号を受け取りおよび前記第2の受信機に第2の増幅されたR F信号を
提供するように、構成可能な第2のL N Aと、

前記第1のL N Aと前記第2のL N Aの間に結合され、および前記第2の動作モードに
おいて前記テスト信号を渡すように構成可能なスイッチと、をさらに備える、C 1 に記載
の装置。

[C 7]

前記スイッチは、前記第1のL N Aと前記第2のL N Aの間に結合されたトランジスタ
を備える、C 6 に記載の装置。

20

[C 8]

前記スイッチは、

前記第1のL N Aと中間ノードの間に結合された第1のトランジスタと、

前記中間ノードと前記第2のL N Aの間に結合された第2のトランジスタと、

前記中間ノードと回路の接地の間に結合された第3のトランジスタと、を備える、C 6
に記載の装置。

[C 9]

低雑音増幅器(L N A)であって、

入力無線周波数(R F)信号を受け取りおよび増幅するように構成可能なゲイン回路
と、

30

前記ゲイン回路に結合され、および前記第1の受信機に第1の増幅されたR F信号を
提供するように構成可能な第1のカスケードトランジスタと、

前記ゲイン回路に結合され、および前記第2の受信機に第2の増幅されたR F信号を
提供するように構成可能な第2のカスケードトランジスタ、前記第1および第2のカスケ
ードトランジスタは前記第2の動作モードにおいて前記第1の受信機に前記テスト信号を
渡すようにONに切替えられる、と、

を備えた低雑音増幅器、をさらに備える、C 1 に記載の装置。

[C 1 0]

前記L N Aは、

40

第2の入力R F信号を受け取りおよび増幅するように構成可能な第2のゲイン回路と、

前記第2のゲイン回路に結合されおよび前記第1の受信機に第3の増幅されたR F信号
を提供するように構成可能な第3のカスケードトランジスタと、

前記第2のゲイン回路に結合されおよび前記第2の受信機に第4の増幅されたR F信号
を提供するように構成可能な第4のカスケードトランジスタと、をさらに備える、C 9 に
記載の装置。

[C 1 1]

前記第2の受信機は、前記テスト信号を生成するために使用される中間L O信号を取得
するために、前記第1の動作モードにおいて前記第2のL O信号によって入力無線周波数
(R F)信号をダウンコンバートするようにおよび前記第2の動作モードにおいて前記第

50

2のLO信号によって直流(DC)電圧をアップコンバートするように構成可能なミキサを備える、C1に記載の装置。

[C12]

前記第1のLO生成器は、第1の周波数で前記第1のLO信号を生成するように構成可能であり、および前記第2のLO生成器は前記第1の周波数からシステムバンド幅の半分未満の第2の周波数で前記第2のLO信号を生成するように構成可能である、C1に記載の装置。

[C13]

前記第1のLO生成器は、第1の周波数で前記第1のLO信号を生成するように構成可能であり、および前記第2のLO生成器は、前記第1の周波数からシステムバンド幅の半分以上を越える第2の周波数で前記第2のLO信号を生成するように構成可能である、C1に記載の装置。

[C14]

前記第2のLO生成器は、前記テスト信号を複数の周波数において取得するために前記第2のLO信号を前記複数の周波数で生成するように構成可能である、C1に記載の装置。

[C15]

周波数ダウンコンバートのために第1の受信機によって使用するために第1のLO生成器によって第1の局部発振器(LO)信号を生成することと、

第1の動作モードにおける周波数ダウンコンバートのために第2の受信機によって使用するために第2のLO生成器によって第2のLO信号を生成することと、

第2の動作モードにおいて前記第2のLO信号に基づいて前記第1の受信機に関するテスト信号を生成することと、を備える方法。

[C16]

前記テスト信号を生成することは、変調信号によって前記第2のLO信号を振幅変調することによって前記テスト信号を生成することを備える、C15に記載の方法。

[C17]

前記テスト信号を生成することは、ワイヤレスデバイスの待機モードの間に前記テスト信号を生成することを備える、C15に記載の方法。

[C18]

周波数ダウンコンバートのために第1の受信機によって使用するために第1の局部発振器(LO)信号を生成するための手段と、

第1の動作モードにおける周波数ダウンコンバートのために第2の受信機によって使用するために第2のLO信号を生成するための手段と、

第2の動作モードにおいて前記第2のLO信号に基づいて前記第1の受信機に関するテスト信号を生成するための手段と、を備える装置。

[C19]

前記テスト信号を生成するための前記手段は、変調信号で前記第2のLO信号を振幅変調することによって前記テスト信号を生成するための手段を備える、C18に記載の装置。

[C20]

テスト信号を取得するために使用されるLO信号を生成するように構成可能な局部発振器(LO)生成器と、

前記テスト信号と受信された無線周波数(RF)信号とを受け取るようにおよび前記受信されたRF信号に基づいて生成されなばに前記テスト信号を備えた入力RF信号を提供するように構成可能なフロントエンド回路と、

前記フロントエンド回路に結合されおよび前記入力RF信号を受信するように構成可能な受信機、受信経路は前記テスト信号に基づいて決定されるゲインを有する前記受信機および前記フロントエンド回路に基づいて形成される、と、を備える装置。

[C21]

前記フロントエンド回路は、前記受信されたRF信号を受け取る第1のポートと、前記テスト信号を受け取る第2のポートと、結合されたRF信号を提供する第3のポートと、を有する方向性結合器、前記入力RF信号は前記結合されたRF信号に基づいて生成される、を備えるC20に記載の装置。

[C22]

前記フロントエンド回路に結合され、および前記受信されたRF信号に基づいて生成されなれば前記テスト信号を備えた第2の入力RF信号を受け取るように構成可能な第2の受信機、第2の受信経路は前記テスト信号に基づいて決定された第2のゲインを有する前記第2の受信機および前記フロントエンド回路に基づいて形成される、をさらに備えるC20に記載の装置。

10

[C23]

ワイヤレスデバイス上でLO生成器からの局部発振器(LO)信号に基づいてテスト信号を生成することと、

前記テスト信号に基づいて前記ワイヤレスデバイスにおける少なくとも1つの受信経路の少なくとも1つのゲインを決定することと、を備える方法。

[C24]

前記テスト信号を前記ワイヤレスデバイスのフロントエンド回路に加えること、前記少なくとも1つの受信経路の各々は前記フロントエンド回路の少なくとも一部を備える、をさらに備える、C23に記載の方法。

[C25]

前記少なくとも1つの受信経路は第1の受信経路と第2の受信経路とを備え、前記少なくとも1つのゲインを決定することは、

第1のパワー計測値を取得するために前記第1の受信経路を介する前記テスト信号のパワーを計測することと、

第2のパワー計測値を取得するために前記第2の受信経路を介する前記テスト信号のパワーを計測することと、

前記第1および第2のパワー計測値に基づいて前記第1と前記第2の受信経路の間のデルタゲインを決定することと、を備える、C23に記載の方法。

20

[C26]

前記少なくとも1つのゲインを決定することは、

前記ワイヤレスデバイスの外部で生成されるときにも前記ワイヤレスデバイスに加えられる信号に基づいて前記第1の受信経路の第1のゲインを決定することと、

前記第1のゲインおよび前記デルタゲインに基づいて前記第2の受信経路の第2のゲインを決定することと、をさらに備える、C25に記載の方法。

30

[C27]

前記ワイヤレスデバイスの外部で生成された信号に基づいて複数の周波数において前記第1の受信経路の第1のゲインを決定することと、

前記テスト信号に基づいて前記複数の周波数において前記第1と第2の受信経路の間のデルタゲインを決定することと、

前記複数の周波数における前記デルタゲインおよび前記第1の受信経路の前記第1のゲインに基づいて前記複数の周波数において前記第2の受信経路の第2のゲインを決定することと、をさらに備える、C23に記載の方法。

40

[C28]

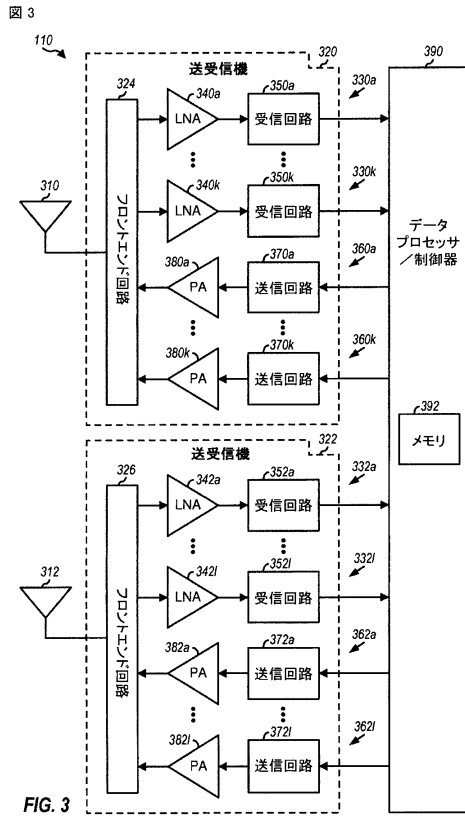
周波数にわたる受信経路のゲインの変動を表した情報を保持することと、前記受信経路は前記少なくとも1つの受信経路のうちの1つである、

前記ワイヤレスデバイスの外部で生成されおよび前記ワイヤレスデバイスに加えられる信号に基づいて少なくとも1つの周波数において前記受信経路の前記ゲインを決定することと、

前記少なくとも1つの周波数における前記受信経路の前記ゲインおよび前記保持された情報に基づいて1つまたは複数の追加的な周波数において前記受信経路の前記ゲインを決

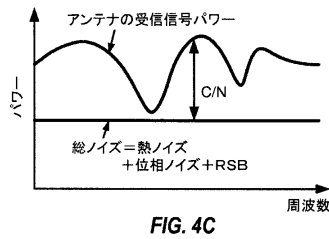
50

【図 3】



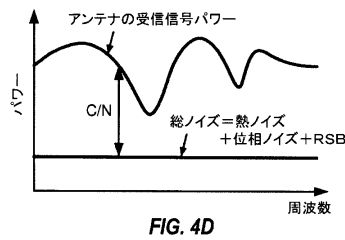
【図 4 C】

図 4C



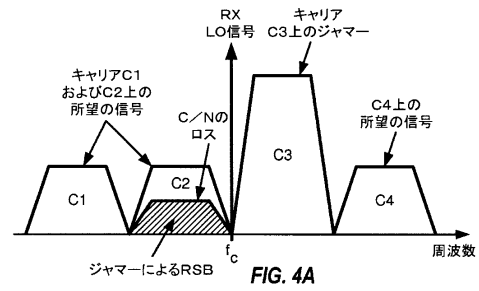
【図 4 D】

図 4D



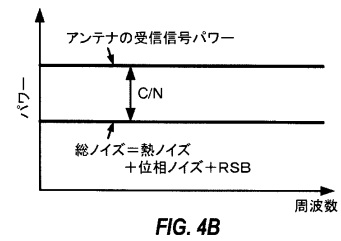
【図 4 A】

図 4A



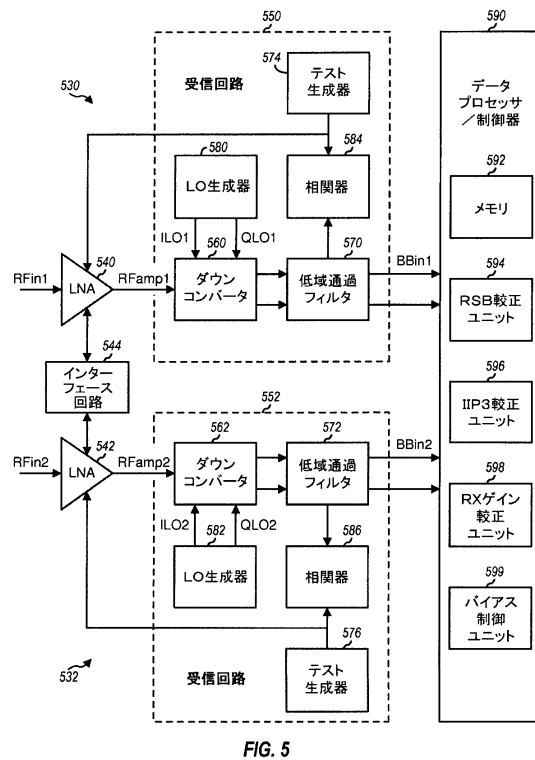
【図 4 B】

図 4B



【図 5】

図 5



【図 6 A】

図 6A

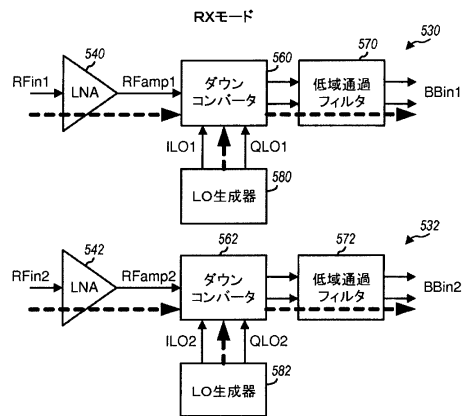


FIG. 6A

【図 6 B】

図 6B

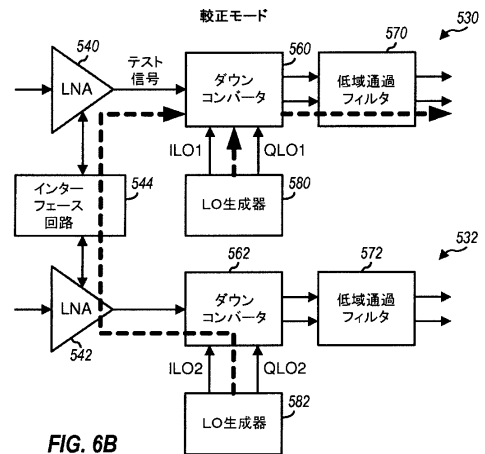


FIG. 6B

【図 6 C】

図 6C

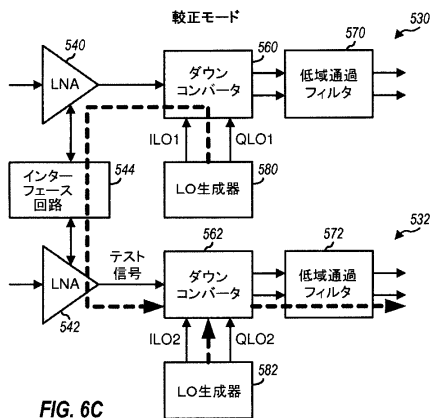


FIG. 6C

【図 7 A】

図 7A

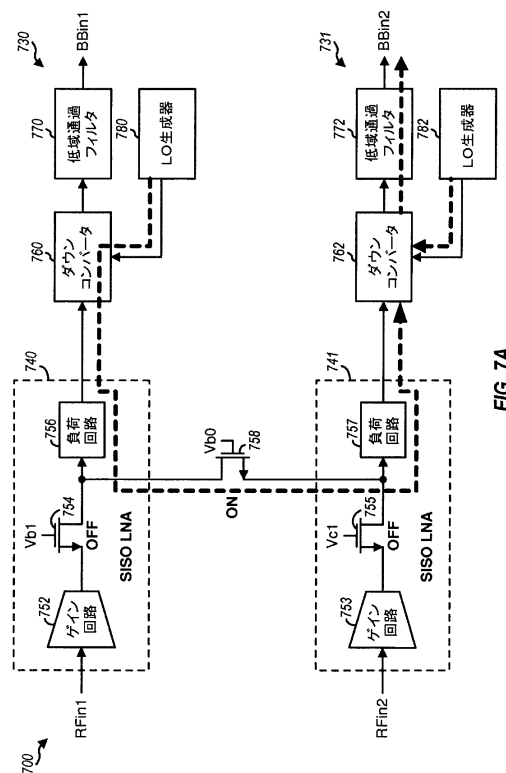


FIG. 7A

【図 7 B】

図 7B

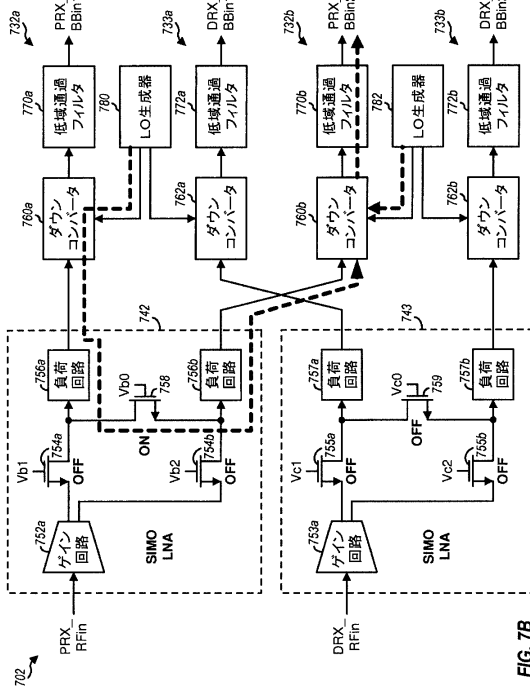


FIG. 7B

【図 7 C】

図 7C

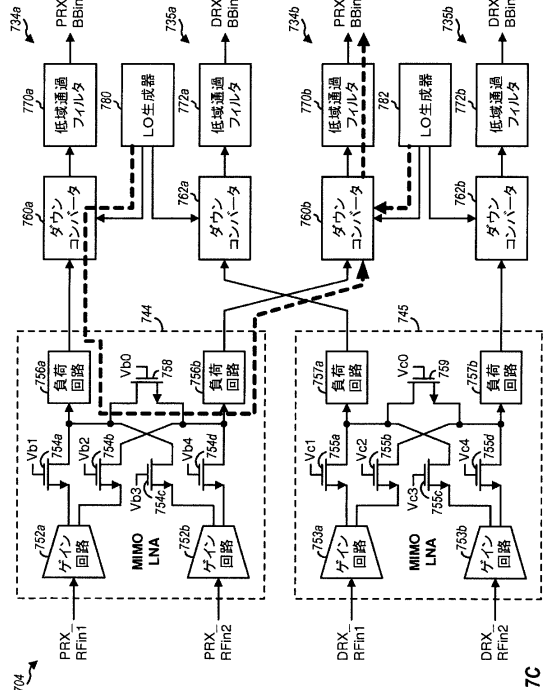


FIG. 7C

【図 8】

図 8

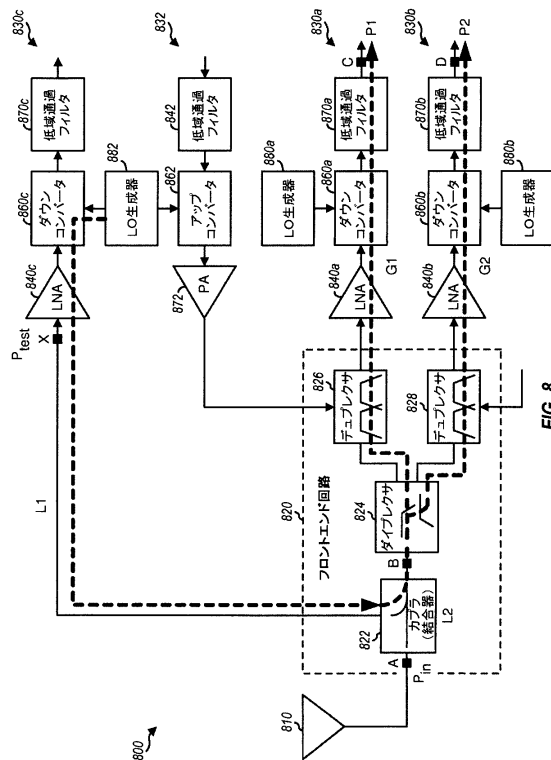


FIG. 8

【図 9】

図 9

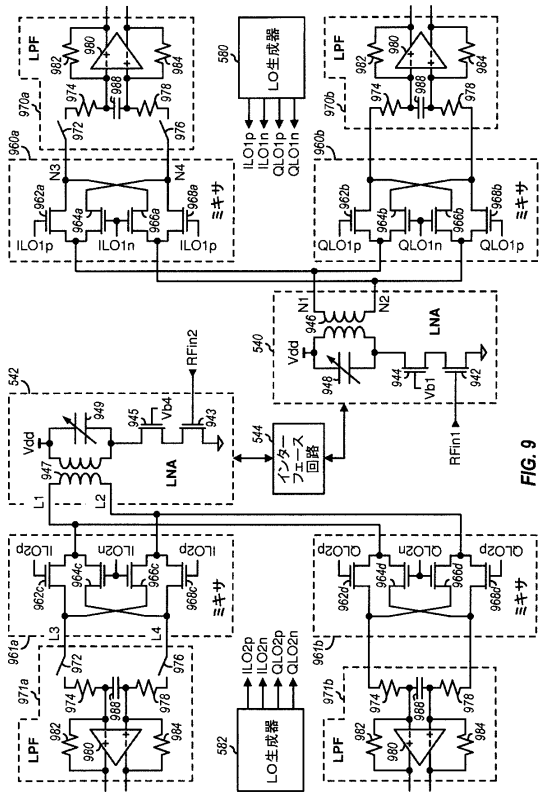
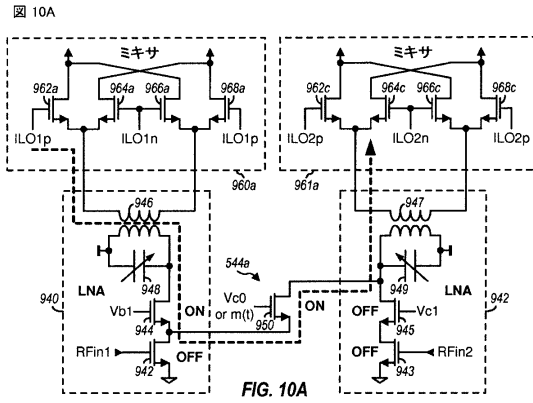
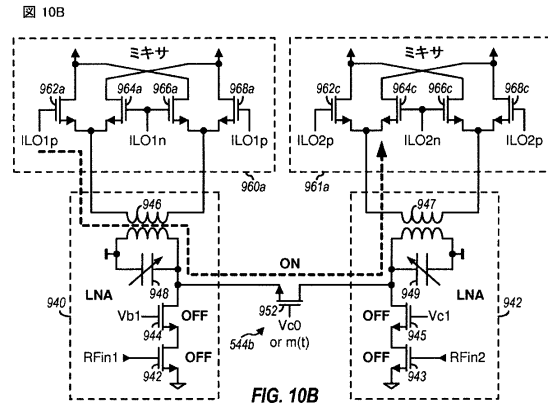


FIG. 9

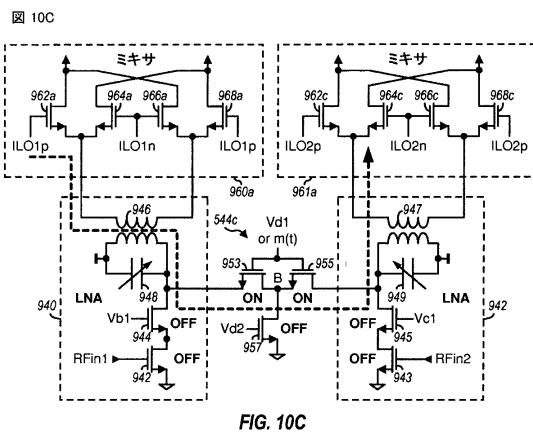
【図10A】



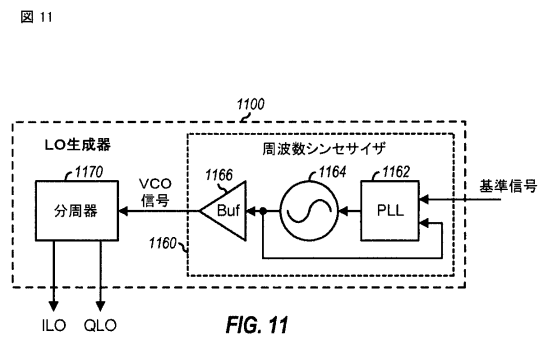
【図10B】



【図10C】



【図11】



【図12】

図 12

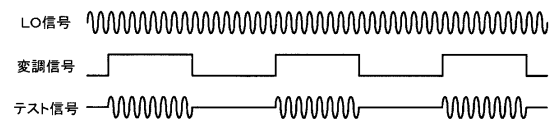
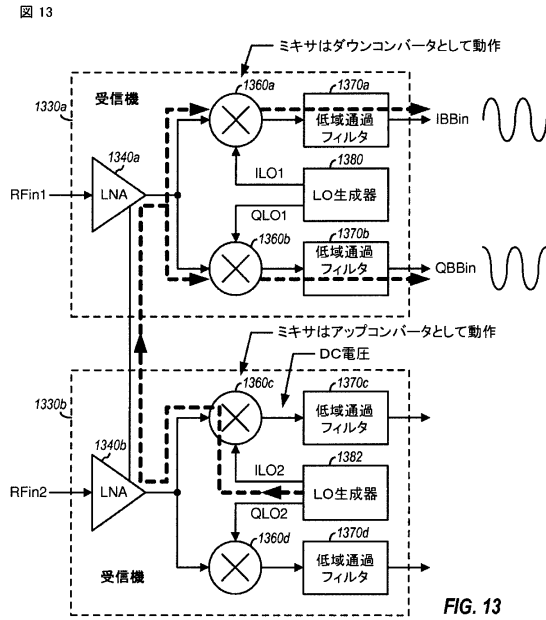
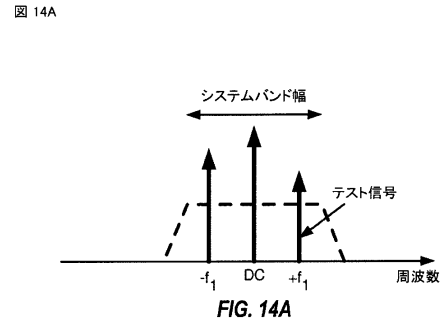


FIG. 12

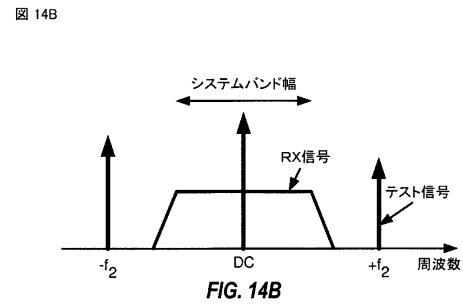
【図 13】



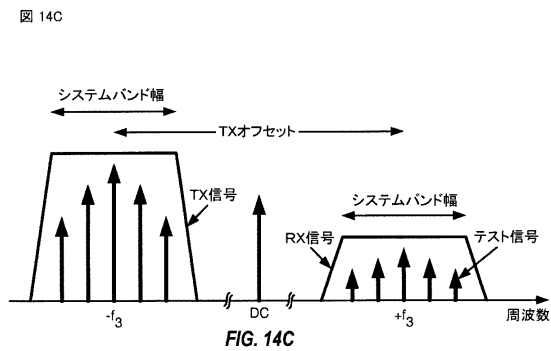
【図 14 A】



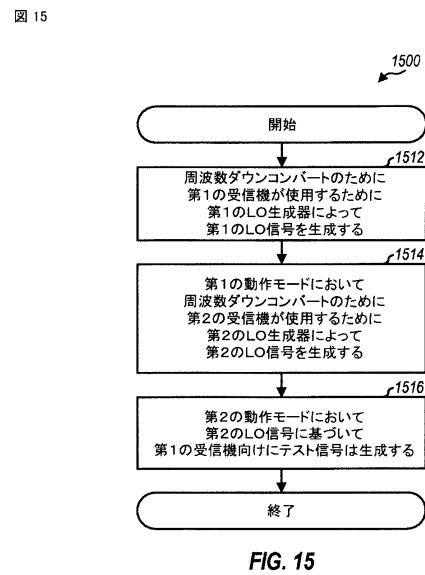
【図 14 B】



【図 14 C】



【図 15】



【図 16】

図 16

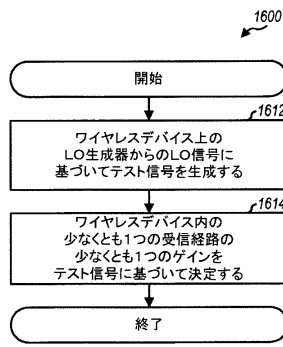


FIG. 16

【図 17】

図 17

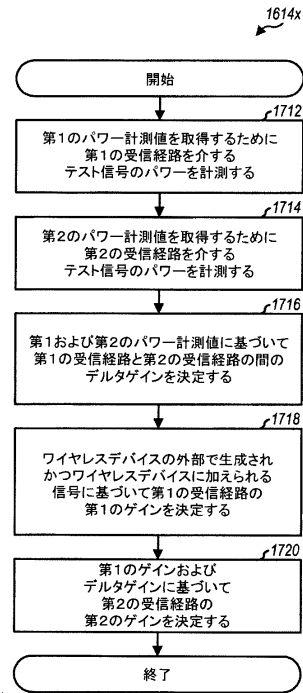


FIG. 17

フロントページの続き

- (72)発明者 フェルナンド、ウダラ・シー .
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
- (72)発明者 チャン、リ - チュン
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
- (72)発明者 チェラッパ、ピジャイ・ケー .
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
- (72)発明者 ボッス、フレデリック
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
- (72)発明者 フムナバッドカー、ケタン
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5
- (72)発明者 サホタ、ガーカンワル・シン
アメリカ合衆国、カリフォルニア州 9 2 1 2 1、サン・ディエゴ、モアハウス・ドライブ 5 7
7 5

審査官 前田 典之

- (56)参考文献 米国特許出願公開第 2 0 0 6 / 0 1 2 1 8 6 4 (U S , A 1)
特表 2 0 1 0 - 5 1 7 3 8 6 (J P , A)

- (58)調査した分野(Int.Cl. , D B 名)
H 0 4 B 1 7 / 2 1