

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국



(10) 국제공개번호

(43) 국제공개일
2020년 10월 15일 (15.10.2020) WIPO | PCT

WO 2020/209558 A1

(51) 국제특허분류:

H04L 1/00 (2006.01) H04W 72/04 (2009.01)
H04L 1/18 (2006.01) H04W 84/12 (2009.01)
H04L 29/08 (2006.01)

로11길 19 LG전자 특허센터, Seoul (KR). 김진민 (KIM, Jinmin); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR). 장인선 (JANG, Insun); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR).

(21) 국제출원번호: PCT/KR2020/004629

(22) 국제출원일: 2020년 4월 6일 (06.04.2020)

(25) 출원언어: 한국어

(26) 공개언어: 한국어

(30) 우선권정보:
62/831,198 2019년 4월 9일 (09.04.2019) US

(71) 출원인: 엘지전자 주식회사 (LG ELECTRONICS INC.) [KR/KR]; 07336 서울시 영등포구 여의대로 128, Seoul (KR).

(72) 발명자: 송태원 (SONG, Taewon); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR). 류기선 (RYU, Kiseon); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR). 김정기 (KIM, Jeongki); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR). 최진수 (CHOI, Jinsoo); 06772 서울시 서초구 양재대로11길 19 LG전자 특허센터, Seoul (KR). 김서욱 (KIM, Suhwook); 06772 서울시 서초구 양재대

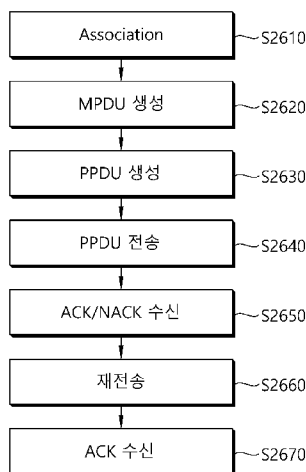
(74) 대리인: 인비전 특허법인 (ENVISION PATENT & LAW FIRM); 06193 서울시 강남구 테헤란로 70길 16, 8층, Seoul (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유

(54) Title: MPDU PADDING FOR HARQ OPERATION

(54) 발명의 명칭: HARQ 동작을 위한 MPDU 패딩



S2610 ... Association
S2620 ... Generate MPDU
S2630 ... Generate PPDU
S2640 ... Transmit PPDU
S2650 ... Receive ACK/NACK
S2660 ... Retransmit
S2670 ... Receive ACK

(57) Abstract: In a wireless local area network system, a station (STA) generates a physical (PHY) protocol data unit (PPDU) including at least one subframe and information related to a subframe length, wherein the subframe may include a medium access control (MAC) protocol data unit (MPDU) and a padding bit. The length of the padding bit may be determined such that the length of the subframes is an integer multiple of a codeword length. The information related to the subframe length may be information on the number of codewords related to the subframe length. A step in which the STA transmits the PPDU may be comprised.

(57) 요약서: 무선랜(Wireless Local Area Network) 시스템에서, STA(station)은 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되, 상기 서브프레임은 MPDU(MAC(media access control) protocol data unit) 및 패딩 비트(padding bit)를 포함할 수 있다. 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정될 수 있다. 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보일 수 있다. 상기 STA는 상기 PPDU를 전송하는 단계를 포함할 수 있다.

럼 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

명세서

발명의 명칭: HARQ 동작을 위한 MPDU 패딩

기술분야

- [1] 본 명세서는 무선랜(wireless local area network) 시스템에서 HARQ(hybrid automatic repeat request) 동작을 위한 MPDU 패딩 방법에 관한 것이다.

배경기술

- [2] WLAN(wireless local area network)은 다양한 방식으로 개선되어왔다. 예를 들어, IEEE 802.11ax 표준은 OFDMA(orthogonal frequency division multiple access) 및 DL MU MIMO(downlink multi-user multiple input, multiple output) 기법을 사용하여 개선된 통신 환경을 제안했다.
- [3] 본 명세서는 새로운 통신 표준에서 활용 가능한 기술적 특징을 제안한다. 예를 들어, 새로운 통신 표준은 최근에 논의 중인 EHT(Extreme high throughput) 규격일 수 있다. EHT 규격은 새롭게 제안되는 증가된 대역폭, 개선된 PPDU(PHY layer protocol data unit) 구조, 개선된 시퀀스, HARQ(Hybrid automatic repeat request) 기법 등을 사용할 수 있다. EHT 규격은 IEEE 802.11be 규격으로 불릴 수 있다.

발명의 상세한 설명

과제 해결 수단

- [4] 다양한 실시 예들에 따른 무선랜(Wireless Local Area Network) 시스템에서 STA(station)에 의해 수행되는 방법은, HARQ(hybrid automatic repeat request) 동작을 위한 MPDU(MAC protocol data unit) 패딩(padding)에 관련된 기술적 특징을 포함할 수 있다. STA(station)은 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성할 수 있다. 상기 서브프레임은 MPDU(MAC(media access control) protocol data unit) 및 패딩 비트(padding bit)를 포함할 수 있다. 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정될 수 있다. 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보일 수 있다. 상기 STA는 상기 PPDU를 전송하는 단계를 포함할 수 있다.

발명의 효과

- [5] 본 명세서의 일례에 따르면, PHY 레벨에서 코드워드(codeword)와 MPDU를 매핑할 수 있다. 서브프레임(subframe)을 코드워드의 정수배가 되도록 패딩 비트(padding bit)를 삽입할 수 있다. 따라서 코드워드의 경계(boundary)와 서브프레임의 경계를 일치시킬 수 있다. 따라서, MPDU 단위로 HARQ 재전송을 수행할 때, 수신단의 PHY에서 HARQ(hybrid automatic repeat request) 컴바이닝(combining)을 수행할 수 있다.

도면의 간단한 설명

- [6] 도 1은 본 명세서의 송신 장치 및/또는 수신 장치의 일례를 나타낸다.
- [7] 도 2는 무선랜(WLAN)의 구조를 나타낸 개념도이다.
- [8] 도 3은 일반적인 링크 셋업(link setup) 과정을 설명하는 도면이다.
- [9] 도 4는 IEEE 규격에서 사용되는 PPDU의 일례를 도시한 도면이다.
- [10] 도 5는 20MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.
- [11] 도 6은 40MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.
- [12] 도 7은 80MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.
- [13] 도 8은 HE-SIG-B 필드의 구조를 나타낸다.
- [14] 도 9는 MU-MIMO 기법을 통해 복수의 User STA이 동일한 RU에 할당되는 일례를 나타낸다.
- [15] 도 10은 UL-MU에 따른 동작을 나타낸다.
- [16] 도 11은 트리거 프레임의 일례를 나타낸다.
- [17] 도 12는 트리거 프레임의 공통 정보(common information) 필드의 일례를 나타낸다.
- [18] 도 13은 사용자 정보(per user information) 필드에 포함되는 서브 필드의 일례를 나타낸다.
- [19] 도 14는 UORA 기법의 기술적 특징을 설명한다.
- [20] 도 15는 2.4 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 나타낸다.
- [21] 도 16은 5 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 도시한다.
- [22] 도 17은 6 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 도시한다.
- [23] 도 18은 본 명세서에 사용되는 PPDU의 일례를 나타낸다.
- [24] 도 19는 본 명세서의 송신 장치 및/또는 수신 장치의 변형된 일례를 나타낸다.
- [25] 도 20은 송신 STA 동작의 일 실시예를 도시한 도면이다.
- [26] 도 21은 수신 STA 동작의 일 실시예를 도시한 도면이다.
- [27] 도 22 내지 도 24는 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 PPDU 포맷을 도시한 도면이다.
- [28] 도 25는 HARQ 전송 절차의 일 실시예를 도시한 도면이다.
- [29] 도 26은 송신 STA 동작의 일 실시예를 도시한 도면이다.
- [30] 도 27은 수신 STA 동작의 일 실시예를 도시한 도면이다.
- [31] 도 28은 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 PPDU 포맷을 도시한 도면이고, 도 29는 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 A-MPDU 포맷을 도시한 도면이다.
- [32] 도 30은 MU(multi user)-RTS(request to send)를 이용하여 서브프레임 개수 및 길이에 대한 정보를 전송하는 방법의 일 실시예를 도시한 도면이다.
- [33] 도 31 및 도 32는 HARQ 전송 절차의 실시예를 도시한 도면이다.

발명의 실시를 위한 형태

- [34] 본 명세서에서 “A 또는 B(A or B)”는 “오직 A”, “오직 B” 또는 “A와 B 모두”를 의미할 수 있다. 달리 표현하면, 본 명세서에서 “A 또는 B(A or B)”는 “A 및/또는 B(A and/or B)”으로 해석될 수 있다. 예를 들어, 본 명세서에서 “A, B 또는 C(A, B or C)”는 “오직 A”, “오직 B”, “오직 C”, 또는 “A, B 및 C의 임의의 모든 조합(any combination of A, B and C)”를 의미할 수 있다.
- [35] 본 명세서에서 사용되는 슬래쉬(/)나 쉼표(comma)는 “및/또는(and/or)”을 의미할 수 있다. 예를 들어, “A/B”는 “A 및/또는 B”를 의미할 수 있다. 이에 따라 “A/B”는 “오직 A”, “오직 B”, 또는 “A와 B 모두”를 의미할 수 있다. 예를 들어, “A, B, C”는 “A, B 또는 C”를 의미할 수 있다.
- [36] 본 명세서에서 “적어도 하나의 A 및 B(at least one of A and B)”는, “오직 A”, “오직 B” 또는 “A와 B 모두”를 의미할 수 있다. 또한, 본 명세서에서 “적어도 하나의 A 또는 B(at least one of A or B)”나 “적어도 하나의 A 및/또는 B(at least one of A and/or B)”라는 표현은 “적어도 하나의 A 및 B(at least one of A and B)”와 동일하게 해석될 수 있다.
- [37] 또한, 본 명세서에서 “적어도 하나의 A, B 및 C(at least one of A, B and C)”는, “오직 A”, “오직 B”, “오직 C”, 또는 “A, B 및 C의 임의의 모든 조합(any combination of A, B and C)”를 의미할 수 있다. 또한, “적어도 하나의 A, B 또는 C(at least one of A, B or C)”나 “적어도 하나의 A, B 및/또는 C(at least one of A, B and/or C)”는 “적어도 하나의 A, B 및 C(at least one of A, B and C)”를 의미할 수 있다.
- [38] 또한, 본 명세서에서 사용되는 괄호는 “예를 들어(for example)”를 의미할 수 있다. 구체적으로, “제어 정보(EHT-Signal)”로 표시된 경우, “제어 정보”의 일례로 “EHT-Signal”이 제안된 것일 수 있다. 달리 표현하면 본 명세서의 “제어 정보”는 “EHT-Signal”로 제한(limit)되지 않고, “EHT-Signal”이 “제어 정보”의 일례로 제안될 것일 수 있다. 또한, “제어 정보(즉, EHT-signal)”로 표시된 경우에도, “제어 정보”의 일례로 “EHT-signal”가 제안된 것일 수 있다.
- [39] 본 명세서에서 하나의 도면 내에서 개별적으로 설명되는 기술적 특징은, 개별적으로 구현될 수도 있고, 동시에 구현될 수도 있다.
- [40] 본 명세서의 이하의 일례는 다양한 무선 통신시스템에 적용될 수 있다. 예를 들어, 본 명세서의 이하의 일례는 무선랜(wireless local area network, WLAN) 시스템에 적용될 수 있다. 예를 들어, 본 명세서는 IEEE 802.11a/g/n/ac의 규격이나, IEEE 802.11ax 규격에 적용될 수 있다. 또한 본 명세서는 새롭게 제안되는 EHT 규격 또는 IEEE 802.11be 규격에도 적용될 수 있다. 또한 본 명세서의 일례는 EHT 규격 또는 IEEE 802.11be를 개선(enhance)한 새로운 무선랜 규격에도 적용될 수 있다. 또한 본 명세서의 일례는 이동 통신 시스템에 적용될 수 있다. 예를 들어, 3GPP(3rd Generation Partnership Project) 규격에

기반하는 LTE(Long Term Evolution) 및 그 진화(evolution)에 기반하는 이동 통신 시스템에 적용될 수 있다. 또한, 본 명세서의 일례는 3GPP 규격에 기반하는 5G NR 규격의 통신 시스템에 적용될 수 있다.

- [41] 이하 본 명세서의 기술적 특징을 설명하기 위해 본 명세서가 적용될 수 있는 기술적 특징을 설명한다.
- [42] 도 1은 본 명세서의 송신 장치 및/또는 수신 장치의 일례를 나타낸다.
- [43] 도 1의 일례는 이하에서 설명되는 다양한 기술적 특징을 수행할 수 있다. 도 1은 적어도 하나의 STA(station)에 관련된다. 예를 들어, 본 명세서의 STA(110, 120)은 이동 단말(mobile terminal), 무선 기기(wireless device), 무선 송수신 유닛(Wireless Transmit/Receive Unit; WTRU), 사용자 장비(User Equipment; UE), 이동국(Mobile Station; MS), 이동 가입자 유닛(Mobile Subscriber Unit) 또는 단순히 유저(user) 등의 다양한 명칭으로도 불릴 수 있다. 본 명세서의 STA(110, 120)은 네트워크, 기지국(Base Station), Node-B, AP(Access Point), 리피터, 라우터, 릴레이 등의 다양한 명칭으로도 불릴 수 있다. 본 명세서의 STA(110, 120)은 수신 장치, 송신 장치, 수신 STA, 송신 STA, 수신 Device, 송신 Device 등의 다양한 명칭으로도 불릴 수 있다.
- [44] 예를 들어, STA(110, 120)은 AP(access Point) 역할을 수행하거나 non-AP 역할을 수행할 수 있다. 즉, 본 명세서의 STA(110, 120)은 AP 및/또는 non-AP의 기능을 수행할 수 있다. 본 명세서에서 AP는 AP STA으로도 표시될 수 있다.
- [45] 본 명세서의 STA(110, 120)은 IEEE 802.11 규격 이외의 다양한 통신 규격을 함께 지원할 수 있다. 예를 들어, 3GPP 규격에 따른 통신 규격(예를 들어, LTE, LTE-A, 5G NR 규격)등을 지원할 수 있다. 또한 본 명세서의 STA는 휴대 전화, 차량(vehicle), 개인용 컴퓨터 등의 다양한 장치로 구현될 수 있다. 또한, 본 명세서의 STA는 음성 통화, 영상 통화, 데이터 통신, 자율 주행(Self-Driving, Autonomous-Driving) 등의 다양한 통신 서비스를 위한 통신을 지원할 수 있다.
- [46] 본 명세서에서 STA(110, 120)은 IEEE 802.11 표준의 규정을 따르는 매체 접속 제어(media access control, MAC)와 무선 매체에 대한 물리 계층(Physical Layer) 인터페이스를 포함할 수 있다.
- [47] 도 1의 부도면 (a)를 기초로 STA(110, 120)을 설명하면 이하와 같다.
- [48] 제1 STA(110)은 프로세서(111), 메모리(112) 및 트랜시버(113)를 포함할 수 있다. 도시된 프로세서, 메모리 및 트랜시버는 각각 별도의 칩으로 구현되거나, 적어도 둘 이상의 블록/기능이 하나의 칩을 통해 구현될 수 있다.
- [49] 제1 STA의 트랜시버(113)는 신호의 송수신 동작을 수행한다. 구체적으로, IEEE 802.11 패킷(예를 들어, IEEE 802.11a/b/g/n/ac/ax/be 등)을 송수신할 수 있다.
- [50] 예를 들어, 제1 STA(110)은 AP의 의도된 동작을 수행할 수 있다. 예를 들어, AP의 프로세서(111)는 트랜시버(113)를 통해 신호를 수신하고, 수신 신호를 처리하고, 송신 신호를 생성하고, 신호 송신을 위한 제어를 수행할 수 있다. AP의 메모리(112)는 트랜시버(113)를 통해 수신된 신호(즉, 수신 신호)를 저장할 수

있고, 트랜시버를 통해 송신될 신호(즉, 송신 신호)를 저장할 수 있다.

- [51] 예를 들어, 제2 STA(120)은 Non-AP STA의 의도된 동작을 수행할 수 있다. 예를 들어, non-AP의 트랜시버(123)는 신호의 송수신 동작을 수행한다. 구체적으로, IEEE 802.11 패킷(예를 들어, IEEE 802.11a/b/g/n/ac/ax/be 등)을 송수신할 수 있다.
- [52] 예를 들어, Non-AP STA의 프로세서(121)는 트랜시버(123)를 통해 신호를 수신하고, 수신 신호를 처리하고, 송신 신호를 생성하고, 신호 송신을 위한 제어를 수행할 수 있다. Non-AP STA의 메모리(122)는 트랜시버(123)를 통해 수신된 신호(즉, 수신 신호)를 저장할 수 있고, 트랜시버를 통해 송신될 신호(즉, 송신 신호)를 저장할 수 있다.
- [53] 예를 들어, 이하의 명세서에서 AP로 표시된 장치의 동작은 제1 STA(110) 또는 제2 STA(120)에서 수행될 수 있다. 예를 들어 제1 STA(110)이 AP인 경우, AP로 표시된 장치의 동작은 제1 STA(110)의 프로세서(111)에 의해 제어되고, 제1 STA(110)의 프로세서(111)에 의해 제어되는 트랜시버(113)를 통해 관련된 신호가 송신되거나 수신될 수 있다. 또한, AP의 동작에 관련된 제어 정보나 AP의 송신/수신 신호는 제1 STA(110)의 메모리(112)에 저장될 수 있다. 또한, 제2 STA(110)이 AP인 경우, AP로 표시된 장치의 동작은 제2 STA(120)의 프로세서(121)에 의해 제어되고, 제2 STA(120)의 프로세서(121)에 의해 제어되는 트랜시버(123)를 통해 관련된 신호가 송신되거나 수신될 수 있다. 또한, AP의 동작에 관련된 제어 정보나 AP의 송신/수신 신호는 제2 STA(110)의 메모리(122)에 저장될 수 있다.
- [54] 예를 들어, 이하의 명세서에서 non-AP(또는 User-STA)로 표시된 장치의 동작은 제1 STA(110) 또는 제2 STA(120)에서 수행될 수 있다. 예를 들어 제2 STA(120)이 non-AP인 경우, non-AP로 표시된 장치의 동작은 제2 STA(120)의 프로세서(121)에 의해 제어되고, 제2 STA(120)의 프로세서(121)에 의해 제어되는 트랜시버(123)를 통해 관련된 신호가 송신되거나 수신될 수 있다. 또한, non-AP의 동작에 관련된 제어 정보나 AP의 송신/수신 신호는 제2 STA(120)의 메모리(122)에 저장될 수 있다. 예를 들어 제1 STA(110)이 non-AP인 경우, non-AP로 표시된 장치의 동작은 제1 STA(110)의 프로세서(111)에 의해 제어되고, 제1 STA(120)의 프로세서(111)에 의해 제어되는 트랜시버(113)를 통해 관련된 신호가 송신되거나 수신될 수 있다. 또한, non-AP의 동작에 관련된 제어 정보나 AP의 송신/수신 신호는 제1 STA(110)의 메모리(112)에 저장될 수 있다.
- [55] 이하의 명세서에서 (송신/수신) STA, 제1 STA, 제2 STA, STA1, STA2, AP, 제1 AP, 제2 AP, AP1, AP2, (송신/수신) Terminal, (송신/수신) device, (송신/수신) apparatus, 네트워크 등으로 불리는 장치는 도 1의 STA(110, 120)을 의미할 수 있다. 예를 들어, 구체적인 도면 부호 없이 (송신/수신) STA, 제1 STA, 제2 STA, STA1, STA2, AP, 제1 AP, 제2 AP, AP1, AP2, (송신/수신) Terminal, (송신/수신) device, (송신/수신) apparatus, 네트워크 등으로 표시된 장치도 도 1의 STA(110, 120)을 의미할 수 있다. 예를 들어, 이하의 일례에서 다양한 STA이 신호(예를

들어, PPPDU)를 송수신하는 동작은 도 1의 트랜시버(113, 123)에서 수행되는 것일 수 있다. 또한, 이하의 일례에서 다양한 STA이 송수신 신호를 생성하거나 송수신 신호를 위해 사전에 데이터 처리나 연산을 수행하는 동작은 도 1의 프로세서(111, 121)에서 수행되는 것일 수 있다. 예를 들어, 송수신 신호를 생성하거나 송수신 신호를 위해 사전에 데이터 처리나 연산을 수행하는 동작의 일례는, 1) PPDU 내에 포함되는 서브 필드(SIG, STF, LTF, Data) 필드의 비트 정보를 결정/획득/구성/연산/디코딩/인코딩하는 동작, 2) PPDU 내에 포함되는 서브 필드(SIG, STF, LTF, Data) 필드를 위해 사용되는 시간 자원이나 주파수 자원(예를 들어, 서브캐리어 자원) 등을 결정/구성/획득하는 동작, 3) PPDU 내에 포함되는 서브 필드(SIG, STF, LTF, Data) 필드를 위해 사용되는 특정한 시퀀스(예를 들어, 파일럿 시퀀스, STF/LTF 시퀀스, SIG에 적용되는 엑스트라 시퀀스) 등을 결정/구성/획득하는 동작, 4) STA에 대해 적용되는 전력 제어 동작 및/또는 파워 세이빙 동작, 5) ACK 신호의 결정/획득/구성/연산/디코딩/인코딩 등에 관련된 동작을 포함할 수 있다. 또한, 이하의 일례에서 다양한 STA이 송수신 신호의 결정/획득/구성/연산/디코딩/인코딩을 위해 사용하는 다양한 정보(예를 들어, 필드/서브필드/제어필드/파라미터/파워 등에 관련된 정보)는 도 1의 메모리(112, 122)에 저장될 수 있다.

- [56] 상술한 도 1의 부도면 (a)의 장치/STA는 도 1의 부도면 (b)와 같이 변형될 수 있다. 이하 도 1의 부도면 (b)을 기초로, 본 명세서의 STA(110, 120)을 설명한다.
- [57] 예를 들어, 도 1의 부도면 (b)에 도시된 트랜시버(113, 123)는 상술한 도 1의 부도면 (a)에 도시된 트랜시버와 동일한 기능을 수행할 수 있다. 예를 들어, 도 1의 부도면 (b)에 도시된 프로세싱 칩(114, 124)은 프로세서(111, 121) 및 메모리(112, 122)를 포함할 수 있다. 도 1의 부도면 (b)에 도시된 프로세서(111, 121) 및 메모리(112, 122)는 상술한 도 1의 부도면 (a)에 도시된 프로세서(111, 121) 및 메모리(112, 122)와 동일한 기능을 수행할 수 있다.
- [58] 이하에서 설명되는, 이동 단말(mobile terminal), 무선 기기(wireless device), 무선 송수신 유닛(Wireless Transmit/Receive Unit; WTRU), 사용자 장비(User Equipment; UE), 이동국(Mobile Station; MS), 이동 가입자 유닛(Mobile Subscriber Unit), 유저(user), 유저 STA, 네트워크, 기지국(Base Station), Node-B, AP(Access Point), 리피터, 라우터, 릴레이, 수신 장치, 송신 장치, 수신 STA, 송신 STA, 수신 Device, 송신 Device, 수신 Apparatus, 및/또는 송신 Apparatus는, 도 1의 부도면 (a)/(b)에 도시된 STA(110, 120)을 의미하거나, 도 1의 부도면 (b)에 도시된 프로세싱 칩(114, 124)을 의미할 수 있다. 즉, 본 명세서의 기술적 특징은, 도 1의 부도면 (a)/(b)에 도시된 STA(110, 120)에 수행될 수도 있고, 도 1의 부도면 (b)에 도시된 프로세싱 칩(114, 124)에서만 수행될 수도 있다. 예를 들어, 송신 STA가 제어 신호를 송신하는 기술적 특징은, 도 1의 부도면 (a)/(b)에 도시된 프로세서(111, 121)에서 생성된 제어 신호가 도 1의 부도면 (a)/(b)에 도시된 트랜시버(113, 123)을 통해 송신되는 기술적 특징으로 이해될 수 있다. 또는, 송신

STA가 제어 신호를 송신하는 기술적 특징은, 도 1의 부도면 (b)에 도시된 프로세싱 칩(114, 124)에서 트랜시버(113, 123)로 전달될 제어 신호가 생성되는 기술적 특징으로 이해될 수 있다.

[59] 예를 들어, 수신 STA가 제어 신호를 수신하는 기술적 특징은, 도 1의 부도면 (a)에 도시된 트랜시버(113, 123)에 의해 제어 신호가 수신되는 기술적 특징으로 이해될 수 있다. 또는, 수신 STA가 제어 신호를 수신하는 기술적 특징은, 도 1의 부도면 (a)에 도시된 트랜시버(113, 123)에 수신된 제어 신호가 도 1의 부도면 (a)에 도시된 프로세서(111, 121)에 의해 획득되는 기술적 특징으로 이해될 수 있다. 또는, 수신 STA가 제어 신호를 수신하는 기술적 특징은, 도 1의 부도면 (b)에 도시된 트랜시버(113, 123)에 수신된 제어 신호가 도 1의 부도면 (b)에 도시된 프로세싱 칩(114, 124)에 의해 획득되는 기술적 특징으로 이해될 수 있다.

[60] 도 1의 부도면 (b)을 참조하면, 메모리(112, 122) 내에 소프트웨어 코드(115, 125)가 포함될 수 있다. 소프트웨어 코드(115, 125)는 프로세서(111, 121)의 동작을 제어하는 instruction이 포함될 수 있다. 소프트웨어 코드(115, 125)는 다양한 프로그래밍 언어로 포함될 수 있다.

[61] 도 1에 도시된 프로세서(111, 121) 또는 프로세싱 칩(114, 124)은 ASIC(application-specific integrated circuit), 다른 칩셋, 논리 회로 및/또는 데이터 처리 장치를 포함할 수 있다. 프로세서는 AP(application processor)일 수 있다. 예를 들어, 도 1에 도시된 프로세서(111, 121) 또는 프로세싱 칩(114, 124)은 DSP(digital signal processor), CPU(central processing unit), GPU(graphics processing unit), 모뎀(Modem; modulator and demodulator) 중 적어도 하나를 포함할 수 있다. 예를 들어, 도 1에 도시된 프로세서(111, 121) 또는 프로세싱 칩(114, 124)은 Qualcomm®에 의해 제조된 SNAPDRAGON™ 시리즈 프로세서, Samsung®에 의해 제조된 EXYNOS™ 시리즈 프로세서, Apple®에 의해 제조된 A 시리즈 프로세서, MediaTek®에 의해 제조된 HELIOTM 시리즈 프로세서, INTEL®에 의해 제조된 ATOM™ 시리즈 프로세서 또는 이를 개선(enhance)한 프로세서일 수 있다.

[62] 본 명세서에서 상향링크는 non-AP STA로부터 AP STA으로의 통신을 위한 링크를 의미할 수 있고 상향링크를 통해 상향링크 PPDU/패킷/신호 등이 송신될 수 있다. 또한, 본 명세서에서 하향링크는 AP STA로부터 non-AP STA으로의 통신을 위한 링크를 의미할 수 있고 하향링크를 통해 하향링크 PPDU/패킷/신호 등이 송신될 수 있다.

[63] 도 2는 무선랜(WLAN)의 구조를 나타낸 개념도이다.

[64] 도 2의 상단은 IEEE(institute of electrical and electronic engineers) 802.11의 인프라스트럭처 BSS(basic service set)의 구조를 나타낸다.

[65] 도 2의 상단을 참조하면, 무선랜 시스템은 하나 또는 그 이상의 인프라스트럭처 BSS(200, 205)(이하, BSS)를 포함할 수 있다. BSS(200, 205)는 성공적으로 동기화를 이루어서 서로 통신할 수 있는 AP(access point, 225) 및 STA1(Station,

- 200-1)과 같은 AP와 STA의 집합으로서, 특정 영역을 가리키는 개념은 아니다. BSS(205)는 하나의 AP(230)에 하나 이상의 결합 가능한 STA(205-1, 205-2)를 포함할 수도 있다.
- [66] BSS는 적어도 하나의 STA, 분산 서비스(distribution Service)를 제공하는 AP(225, 230) 및 다수의 AP를 연결시키는 분산 시스템(distribution System, DS, 210)을 포함할 수 있다.
- [67] 분산 시스템(210)은 여러 BSS(200, 205)를 연결하여 확장된 서비스 셋인 ESS(extended service set, 240)를 구현할 수 있다. ESS(240)는 하나 또는 여러 개의 AP가 분산 시스템(210)을 통해 연결되어 이루어진 하나의 네트워크를 지시하는 용어로 사용될 수 있다. 하나의 ESS(240)에 포함되는 AP는 동일한 SSID(service set identification)를 가질 수 있다.
- [68] 포털(portal, 220)은 무선랜 네트워크(IEEE 802.11)와 다른 네트워크(예를 들어, 802.X)와의 연결을 수행하는 브리지 역할을 수행할 수 있다.
- [69] 도 2의 상단과 같은 BSS에서는 AP(225, 230) 사이의 네트워크 및 AP(225, 230)와 STA(200-1, 205-1, 205-2) 사이의 네트워크가 구현될 수 있다. 하지만, AP(225, 230)가 없이 STA 사이에서도 네트워크를 설정하여 통신을 수행하는 것도 가능할 수 있다. AP(225, 230)가 없이 STA 사이에서도 네트워크를 설정하여 통신을 수행하는 네트워크를 애드-혹 네트워크(Ad-Hoc network) 또는 독립 BSS(independent basic service set, IBSS)라고 정의한다.
- [70] 도 2의 하단은 IBSS를 나타낸 개념도이다.
- [71] 도 2의 하단을 참조하면, IBSS는 애드-혹 모드로 동작하는 BSS이다. IBSS는 AP를 포함하지 않기 때문에 중앙에서 관리 기능을 수행하는 개체(centralized management entity)가 없다. 즉, IBSS에서 STA(250-1, 250-2, 250-3, 255-4, 255-5)들은 분산된 방식(distributed manner)으로 관리된다. IBSS에서는 모든 STA(250-1, 250-2, 250-3, 255-4, 255-5)이 이동 STA으로 이루어질 수 있으며, 분산 시스템으로의 접속이 허용되지 않아서 자기 완비적 네트워크(self-contained network)를 이룬다.
- [72] 도 3은 일반적인 링크 셋업(link setup) 과정을 설명하는 도면이다.
- [73] 도시된 S310 단계에서 STA은 네트워크 발견 동작을 수행할 수 있다. 네트워크 발견 동작은 STA의 스캐닝(scanning) 동작을 포함할 수 있다. 즉, STA이 네트워크에 액세스하기 위해서는 참여 가능한 네트워크를 찾아야 한다. STA은 무선 네트워크에 참여하기 전에 호환 가능한 네트워크를 식별하여야 하는데, 특정 영역에 존재하는 네트워크 식별과정을 스캐닝이라고 한다. 스캐닝 방식에는 능동적 스캐닝(active scanning)과 수동적 스캐닝(passive scanning)이 있다.
- [74] 도 3에서는 예시적으로 능동적 스캐닝 과정을 포함하는 네트워크 발견 동작을 도시한다. 능동적 스캐닝에서 스캐닝을 수행하는 STA은 채널들을 옮기면서 주변에 어떤 AP가 존재하는지 탐색하기 위해 프로브 요청 프레임(probe request

frame)을 전송하고 이에 대한 응답을 기다린다. 응답자(responder)는 프로브 요청 프레임(frame)을 전송한 STA에게 프로브 요청 프레임에 대한 응답으로 프로브 응답 프레임(probe response frame)을 전송한다. 여기에서, 응답자는 스캐닝되고 있는 채널의 BSS에서 마지막으로 비콘 프레임(beacon frame)을 전송한 STA일 수 있다. BSS에서는 AP가 비콘 프레임을 전송하므로 AP가 응답자가 되며, IBSS에서는 IBSS 내의 STA들이 돌아가면서 비콘 프레임을 전송하므로 응답자가 일정하지 않다. 예를 들어, 1번 채널에서 프로브 요청 프레임을 전송하고 1번 채널에서 프로브 응답 프레임을 수신한 STA은, 수신한 프로브 응답 프레임에 포함된 BSS 관련 정보를 저장하고 다음 채널(예를 들어, 2번 채널)로 이동하여 동일한 방법으로 스캐닝(즉, 2번 채널 상에서 프로브 요청/응답 송수신)을 수행할 수 있다.

- [75] 도 3의 일례에는 표시되지 않았지만, 스캐닝 동작은 수동적 스캐닝 방식으로 수행될 수도 있다. 수동적 스캐닝을 기초로 스캐닝을 수행하는 STA은 채널들을 옮기면서 비콘 프레임을 기다릴 수 있다. 비콘 프레임은 IEEE 802.11에서 관리 프레임(management frame) 중 하나로서, 무선 네트워크의 존재를 알리고, 스캐닝을 수행하는 STA으로 하여금 무선 네트워크를 찾아서, 무선 네트워크에 참여할 수 있도록 주기적으로 전송된다. BSS에서 AP가 비콘 프레임을 주기적으로 전송하는 역할을 수행하고, IBSS에서는 IBSS 내의 STA들이 돌아가면서 비콘 프레임을 전송한다. 스캐닝을 수행하는 STA은 비콘 프레임을 수신하면 비콘 프레임에 포함된 BSS에 대한 정보를 저장하고 다른 채널로 이동하면서 각 채널에서 비콘 프레임 정보를 기록한다. 비콘 프레임을 수신한 STA은, 수신한 비콘 프레임에 포함된 BSS 관련 정보를 저장하고 다음 채널로 이동하여 동일한 방법으로 다음 채널에서 스캐닝을 수행할 수 있다.
- [76] 네트워크를 발견한 STA은, 단계 S320를 통해 인증 과정을 수행할 수 있다. 이러한 인증 과정은 후술하는 단계 S340의 보안 셋업 동작과 명확하게 구분하기 위해서 첫 번째 인증(first authentication) 과정이라고 칭할 수 있다. S320의 인증 과정은, STA이 인증 요청 프레임(authentication request frame)을 AP에게 전송하고, 이에 응답하여 AP가 인증 응답 프레임(authentication response frame)을 STA에게 전송하는 과정을 포함할 수 있다. 인증 요청/응답에 사용되는 인증 프레임(authentication frame)은 관리 프레임에 해당한다.
- [77] 인증 프레임은 인증 알고리즘 번호(authentication algorithm number), 인증 트랜잭션 시퀀스 번호(authentication transaction sequence number), 상태 코드(status code), 검문 텍스트(challenge text), RSN(Robust Security Network), 유한 순환 그룹(Finite Cyclic Group) 등에 대한 정보를 포함할 수 있다.
- [78] STA은 인증 요청 프레임을 AP에게 전송할 수 있다. AP는 수신된 인증 요청 프레임에 포함된 정보에 기초하여, 해당 STA에 대한 인증을 허용할지 여부를 결정할 수 있다. AP는 인증 처리의 결과를 인증 응답 프레임을 통하여 STA에게 제공할 수 있다.

- [79] 성공적으로 인증된 STA은 단계 S330을 기초로 연결 과정을 수행할 수 있다. 연결 과정은 STA이 연결 요청 프레임(association request frame)을 AP에게 전송하고, 이에 응답하여 AP가 연결 응답 프레임(association response frame)을 STA에게 전송하는 과정을 포함한다. 예를 들어, 연결 요청 프레임은 다양한 능력(capability)에 관련된 정보, 비콘 청취 간격(listen interval), SSID(service set identifier), 지원 레이트(supported rates), 지원 채널(supported channels), RSN, 이동성 도메인, 지원 오퍼레이팅 클래스(supported operating classes), TIM 방송 요청(Traffic Indication Map Broadcast request), 상호동작(interworking) 서비스 능력 등에 대한 정보를 포함할 수 있다. 예를 들어, 연결 응답 프레임은 다양한 능력에 관련된 정보, 상태 코드, AID(Association ID), 지원 레이트, EDCA(Enhanced Distributed Channel Access) 파라미터 세트, RCPI(Received Channel Power Indicator), RSNI(Received Signal to Noise Indicator), 이동성 도메인, 타임아웃 간격(연관 컴백 시간(association comeback time)), 중첩(overlapping) BSS 스캔 파라미터, TIM 방송 응답, QoS 맵 등의 정보를 포함할 수 있다.
- [80] 이후 S340 단계에서, STA은 보안 셋업 과정을 수행할 수 있다. 단계 S340의 보안 셋업 과정은, 예를 들어, EAPOL(Extensible Authentication Protocol over LAN) 프레임을 통한 4-웨이(way) 핸드셰이킹을 통해서, 프라이빗 키 셋업(private key setup)을 하는 과정을 포함할 수 있다.
- [81] 도 4는 IEEE 규격에서 사용되는 PPDU의 일례를 도시한 도면이다.
- [82] 도시된 바와 같이, IEEE a/g/n/ac 등의 규격에서는 다양한 형태의 PPDU(PHY protocol data unit)가 사용되었다. 구체적으로, LTF, STF 필드는 트레이닝 신호를 포함하였고, SIG-A, SIG-B 에는 수신 스테이션을 위한 제어 정보가 포함되었고, 데이터 필드에는 PSDU(MAC PDU/Aggregated MAC PDU)에 상응하는 사용자 데이터가 포함되었다.
- [83] 또한, 도 4는 IEEE 802.11ax 규격의 HE PPDU의 일례도 포함한다. 도 4에 따른 HE PPDU는 다중 사용자를 위한 PPDU의 일례로, HE-SIG-B는 다중 사용자를 위한 경우에만 포함되고, 단일 사용자를 위한 PPDU에는 해당 HE-SIG-B가 생략될 수 있다.
- [84] 도시된 바와 같이, 다중 사용자(Multiple User; MU)를 위한 HE-PPDU는 L-STF(legacy-short training field), L-LTF(legacy-long training field), L-SIG(legacy-signal), HE-SIG-A(high efficiency-signal A), HE-SIG-B(high efficiency-signal-B), HE-STF(high efficiency-short training field), HE-LTF(high efficiency-long training field), 데이터 필드(또는 MAC 페이로드) 및 PE(Packet Extension) 필드를 포함할 수 있다. 각각의 필드는 도시된 시간 구간(즉, 4 또는 8 μ s 등) 동안에 전송될 수 있다.
- [85] 이하, PPDU에서 사용되는 자원유닛(RU)을 설명한다. 자원유닛은 복수 개의 서브캐리어(또는 톤)을 포함할 수 있다. 자원유닛은 OFDMA 기법을 기초로 다수의 STA에게 신호를 송신하는 경우 사용될 수 있다. 또한 하나의 STA에게

신호를 송신하는 경우에도 자원유닛이 정의될 수 있다. 자원유닛은 STF, LTF, 데이터 필드 등을 위해 사용될 수 있다.

[86] 도 5는 20MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.

[87] 도 5에 도시된 바와 같이, 서로 다른 개수의 톤(즉, 서브캐리어)에 대응되는 자원유닛(Resource Unit; RU)이 사용되어 HE-PPDU의 일부 필드를 구성할 수 있다. 예를 들어, HE-STF, HE-LTF, 데이터 필드에 대해 도시된 RU 단위로 자원이 할당될 수 있다.

[88] 도 5의 최상단에 도시된 바와 같이, 26-유닛(즉, 26개의 톤에 상응하는 유닛)이 배치될 수 있다. 20MHz 대역의 최좌측(leftmost) 대역에는 6개의 톤이 가드(Guard) 대역으로 사용되고, 20MHz 대역의 최우측(rightmost) 대역에는 5개의 톤이 가드 대역으로 사용될 수 있다. 또한 중심대역, 즉 DC 대역에는 7개의 DC 톤이 삽입되고, DC 대역의 좌우측으로 각 13개의 톤에 상응하는 26-유닛이 존재할 수 있다. 또한, 기타 대역에는 26-유닛, 52-유닛, 106-유닛이 할당될 수 있다. 각 유닛은 수신 스테이션, 즉 사용자를 위해 할당될 수 있다.

[89] 한편, 도 5의 RU 배치는 다수의 사용자(MU)를 위한 상황뿐만 아니라, 단일 사용자(SU)를 위한 상황에서도 활용되며, 이 경우에는 도 5의 최하단에 도시된 바와 같이 1개의 242-유닛을 사용하는 것이 가능하며 이 경우에는 3개의 DC 톤이 삽입될 수 있다.

[90] 도 5의 일례에서는 다양한 크기의 RU, 즉, 26-RU, 52-RU, 106-RU, 242-RU 등이 제안되었는바, 이러한 RU의 구체적인 크기는 확장 또는 증가할 수 있기 때문에, 본 실시예는 각 RU의 구체적인 크기(즉, 상응하는 톤의 개수)에 제한되지 않는다.

[91] 도 6은 40MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.

[92] 도 5의 일례에서 다양한 크기의 RU가 사용된 것과 마찬가지로, 도 6의 일례 역시 26-RU, 52-RU, 106-RU, 242-RU, 484-RU 등이 사용될 수 있다. 또한, 중심주파수에는 5개의 DC 톤이 삽입될 수 있고, 40MHz 대역의 최좌측(leftmost) 대역에는 12개의 톤이 가드(Guard) 대역으로 사용되고, 40MHz 대역의 최우측(rightmost) 대역에는 11개의 톤이 가드 대역으로 사용될 수 있다.

[93] 또한, 도시된 바와 같이, 단일 사용자를 위해 사용되는 경우, 484-RU가 사용될 수 있다. 한편, RU의 구체적인 개수가 변경될 수 있다는 점은 도 4의 일례와 동일하다.

[94] 도 7은 80MHz 대역 상에서 사용되는 자원유닛(RU)의 배치를 나타내는 도면이다.

[95] 도 5 및 도 6의 일례에서 다양한 크기의 RU가 사용된 것과 마찬가지로, 도 7의 일례 역시 26-RU, 52-RU, 106-RU, 242-RU, 484-RU, 996-RU 등이 사용될 수 있다. 또한, 중심주파수에는 7개의 DC 톤이 삽입될 수 있고, 80MHz 대역의

최좌측(leftmost) 대역에는 12개의 톤이 가드(Guard) 대역으로 사용되고, 80MHz 대역의 최우측(rightmost) 대역에는 11개의 톤이 가드 대역으로 사용될 수 있다. 또한 DC 대역 좌우에 위치하는 각각 13개의 톤을 사용한 26-RU를 사용할 수 있다.

[96] 또한, 도시된 바와 같이, 단일 사용자를 위해 사용되는 경우, 996-RU가 사용될 수 있으며 이 경우에는 5개의 DC 톤이 삽입될 수 있다.

[97] 한편, RU의 구체적인 개수가 변경될 수 있다는 점은 도 5 및 도 6의 일례와 동일하다.

[98] 도 5 내지 도 7에 도시된 RU 배치(즉, RU location)은 새로운 무선랜 시스템(예를 들어, EHT 시스템)에도 그대로 적용될 수 있다. 한편, 새로운 무선랜 시스템에서 지원되는 160MHz 대역은 80 MHz를 위한 RU의 배치(즉, 도 7의 일례)가 2번 반복되거나 40 MHz를 위한 RU의 배치(즉, 도 6의 일례)가 4번 반복될 수 있다. 또한, EHT PPDU가 320MHz 대역으로 구성되는 경우 80 MHz를 위한 RU의 배치(도 7의 일례)가 4번 반복되거나 40 MHz를 위한 RU의 배치(즉, 도 6의 일례)가 8번 반복될 수 있다.

[99] 본 명세서의 RU 하나는 오직 하나의 STA(예를 들어, non-AP)를 위해 할당될 수 있다. 또는 복수의 RU가 하나의 STA(예를 들어, non-AP)를 위해 할당될 수 있다.

[100] 본 명세서에서 설명된 RU는 UL(Uplink) 통신 및 DL(Downlink) 통신에 사용될 수 있다. 예를 들어, Trigger frame에 의해 solicit되는 UL-MU 통신이 수행되는 경우, 송신 STA(예를 들어, AP)은 Trigger frame을 통해서 제1 STA에게는 제1 RU(예를 들어, 26/52/106/242-RU 등)를 할당하고, 제2 STA에게는 제2 RU(예를 들어, 26/52/106/242-RU 등)를 할당할 수 있다. 이후, 제1 STA은 제1 RU를 기초로 제1 Trigger-based PPDU를 송신할 수 있고, 제2 STA은 제2 RU를 기초로 제2 Trigger-based PPDU를 송신할 수 있다. 제1/제2 Trigger-based PPDU는 동일한 시간 구간에 AP로 송신된다.

[101] 예를 들어, DL MU PPDU가 구성되는 경우, 송신 STA(예를 들어, AP)은 제1 STA에게는 제1 RU(예를 들어, 26/52/106/242-RU 등)를 할당하고, 제2 STA에게는 제2 RU(예를 들어, 26/52/106/242-RU 등)를 할당할 수 있다. 즉, 송신 STA(예를 들어, AP)은 하나의 MU PPDU 내에서 제1 RU를 통해 제1 STA을 위한 HE-STF, HE-LTF, Data 필드를 송신할 수 있고, 제2 RU를 통해 제2 STA을 위한 HE-STF, HE-LTF, Data 필드를 송신할 수 있다.

[102] RU의 배치에 관한 정보는 HE-SIG-B를 통해 시그널될 수 있다.

[103] 도 8은 HE-SIG-B 필드의 구조를 나타낸다.

[104] 도시된 바와 같이, HE-SIG-B 필드(810)는 공통필드(820) 및 사용자-개별(user-specific) 필드(830)을 포함한다. 공통필드(820)는 SIG-B를 수신하는 모든 사용자(즉, 사용자 STA)에게 공통으로 적용되는 정보를 포함할 수 있다. 사용자-개별 필드(830)는 사용자-개별 제어필드로 불릴 수 있다. 사용자-개별 필드(830)는, SIG-B가 복수의 사용자에게 전달되는 경우 복수의

사용자 중 어느 일부에만 적용될 수 있다.

[105] 도 8에 도시된 바와 같이 공통필드(920) 및 사용자-개별 필드(930)는 별도로 인코딩될 수 있다.

[106] 공통필드(920)는 N*8 비트의 RU allocation 정보를 포함할 수 있다. 예를 들어, RU allocation 정보는 RU의 위치(location)에 관한 정보를 포함할 수 있다. 예를 들어, 도 5와 같이 20 MHz 채널이 사용되는 경우, RU allocation 정보는 어떤 주파수 대역에 어떤 RU(26-RU/52-RU/106-RU)가 배치되는 지에 관한 정보를 포함할 수 있다.

[107] RU allocation 정보가 8 비트로 구성되는 경우의 일례는 다음과 같다.

[108] [표1]

8 bits indices (B7 B6 B5 B4 B3 B2 B1 B0)	#1	#2	#3	#4	#5	#6	#7	#8	#9	Number of entries
00000000	26	26	26	26	26	26	26	26	26	1
00000001	26	26	26	26	26	26	26	52		1
00000010	26	26	26	26	26	52		26	26	1
00000011	26	26	26	26	26	52		52		1
00000100	26	26	52		26	26	26	26	26	1
00000101	26	26	52		26	26	26	52		1
00000110	26	26	52		26	52		26	26	1
00000111	26	26	52		26	52		52		1
00001000	52		26	26	26	26	26	26	26	1

[109] 도 5의 일례와 같이, 20 MHz 채널에는 최대 9개의 26-RU가 할당될 수 있다. 표 8과 같이 공통필드(820)의 RU allocation 정보가 "00000000" 같이 설정되는 경우 대응되는 채널(즉, 20 MHz)에는 9개의 26-RU가 할당될 수 있다. 또한, 표 1과 같이 공통필드(820)의 RU allocation 정보가 "00000001" 같이 설정되는 경우 대응되는 채널에 7개의 26-RU와 1개의 52-RU가 배치된다. 즉, 도 5의 일례에서 최-우측에서는 52-RU가 할당되고, 그 좌측으로는 7개의 26-RU가 할당될 수 있다.

[110] 표 1의 일례는 RU allocation 정보가 표시할 수 있는 RU location 들 중 일부만을 표시한 것이다.

[111] 예를 들어, RU allocation 정보는 하기 표 2의 일례를 포함할 수 있다.

[112] [표2]

8 bits indices (B7 B6 B5 B4 B3 B2 B1 B0)	#1	#2	#3	#4	#5	#6	#7	#8	#9	Number of entries
01000y ₂ y ₁ y ₀	106				26	26	26	26	26	8
01001y ₂ y ₁ y ₀	106				26	26	26	52		8

- [113] “01000y₂y₁y₀”는 20 MHz 채널의 최-좌측에 106-RU가 할당되고, 그 우측으로 5개의 26-RU가 할당되는 일례에 관련된다. 이 경우, 106-RU에 대해서는 MU-MIMO 기법을 기초로 다수의 STA(예를 들어, User-STA)이 할당될 수 있다. 구체적으로 106-RU에 대해서는 최대 8개의 STA(예를 들어, User-STA)이 할당될 수 있고, 106-RU에 할당되는 STA(예를 들어, User-STA)의 개수는 3비트 정보(y₂y₁y₀)를 기초로 결정된다. 예를 들어, 3비트 정보(y₂y₁y₀)가 N으로 설정되는 경우, 106-RU에 MU-MIMO 기법을 기초로 할당되는 STA(예를 들어, User-STA)의 개수는 N+1일 수 있다.
- [114] 일반적으로 복수의 RU에 대해서는 서로 다른 복수의 STA(예를 들어 User STA)이 할당될 수 있다. 그러나 특정한 크기(예를 들어, 106 서브캐리어) 이상의 하나의 RU에 대해서는 MU-MIMO 기법을 기초로 복수의 STA(예를 들어 User STA)이 할당될 수 있다.
- [115] 도 8에 도시된 바와 같이, 사용자-개별 필드(830)는 복수 개의 사용자 필드를 포함할 수 있다. 상술한 바와 같이, 공통필드(820)의 RU allocation 정보를 기초로 특정 채널에 할당되는 STA(예를 들어 User STA)의 개수가 결정될 수 있다. 예를 들어, 공통필드(820)의 RU allocation 정보가 “00000000”인 경우 9개의 26-RU 각각에 1개씩의 User STA이 할당(즉, 총 9개의 User STA이 할당)될 수 있다. 즉, 최대 9개의 User STA이 OFDMA 기법을 통해 특정 채널에 할당될 수 있다. 달리 표현하면 최대 9개의 User STA이 non-MU-MIMO 기법을 통해 특정 채널에 할당될 수 있다.
- [116] 예를 들어, RU allocation가 “01000y₂y₁y₀”로 설정되는 경우, 최-좌측에 배치되는 106-RU에는 MU-MIMO 기법을 통해 복수의 User STA이 할당되고, 그 우측에 배치되는 5개의 26-RU에는 non-MU-MIMO 기법을 통해 5개의 User STA이 할당될 수 있다. 이러한 경우는 도 9의 일례를 통해 구체화된다.
- [117] 도 9는 MU-MIMO 기법을 통해 복수의 User STA이 동일한 RU에 할당되는 일례를 나타낸다.
- [118] 예를 들어, 도 9와 같이 RU allocation가 “01000010”으로 설정되는 경우, 표 2를 기초로, 특정 채널의 최-좌측에는 106-RU가 할당되고 그 우측으로는 5개의 26-RU가 할당될 수 있다. 또한, 106-RU에는 총 3개의 User STA이 MU-MIMO 기법을 통해 할당될 수 있다. 결과적으로 총 8개의 User STA이 할당되기 때문에, HE-SIG-B의 사용자-개별 필드(830)는 8개의 User field를 포함할 수 있다.

- [119] 8개의 User field는 도 9에 도시된 순서로 포함될 수 있다. 또한 도 8에서 도시된 바와 같이, 2개의 User field는 1개의 User block field로 구현될 수 있다.
- [120] 도 8 및 도 9에 도시되는 User field는 2개의 포맷을 기초로 구성될 수 있다. 즉, MU-MIMO 기법에 관련되는 User field는 제1 포맷으로 구성되고, non-MU-MIMO 기법에 관련되는 User field는 제2 포맷으로 구성될 수 있다. 도 9의 일례를 참조하면, User field 1 내지 User field 3은 제1 포맷에 기초할 수 있고, User field 4 내지 User Field 8은 제2 포맷에 기초할 수 있다. 제1 포맷 또는 제2 포맷은 동일한 길이(예를 들어 21비트)의 비트 정보를 포함할 수 있다.
- [121] 각각의 User field는 동일한 크기(예를 들어 21 비트)를 가질 수 있다. 예를 들어, 제1 포맷(MU-MIMO 기법의 포맷)의 User Field는 다음과 같이 구성될 수 있다.
- [122] 예를 들어, User field(즉, 21 비트) 내의 제1 비트(예를 들어, B0-B10)는 해당 User field가 할당되는 User STA의 식별정보(예를 들어, STA-ID, partial AID 등)를 포함할 수 있다. 또한 User field(즉, 21 비트) 내의 제2 비트(예를 들어, B11-B14)는 공간 설정(spatial configuration)에 관한 정보를 포함할 수 있다. 구체적으로, 제2 비트(즉, B11-B14)의 일례는 하기 표 3 내지 표 4와 같을 수 있다.
- [123] [표3]

N_{user}	B3...B0	N_{STS} [1]	N_{STS} [2]	N_{STS} [3]	N_{STS} [4]	N_{STS} [5]	N_{STS} [6]	N_{STS} [7]	N_{STS} [8]	Total N_{STS}	Number of entries
2	0000-0011	1-4	1							2-5	10
	0100-0110	2-4	2							4-6	
	0111-1000	3-4	3							6-7	
	1001	4	4							8	
3	0000-0011	1-4	1	1						3-6	13
	0100-0110	2-4	2	1						5-7	
	0111-1000	3-4	3	1						7-8	
	1001-1011	2-4	2	2						6-8	
	1100	3	3	2						8	
4	0000-0011	1-4	1	1	1					4-7	11
	0100-0110	2-4	2	1	1					6-8	
	0111	3	3	1	1					8	
	1000-1001	2-3	2	2	1					7-8	
	1010	2	2	2	2					8	

[124] [표4]

N_{user}	B3...B0	N_{STS} [1]	N_{STS} [2]	N_{STS} [3]	N_{STS} [4]	N_{STS} [5]	N_{STS} [6]	N_{STS} [7]	N_{STS} [8]	Total N_{STS}	Number of entries
5	0000-0011	1-4	1	1	1	1				5-8	7
	0100-0101	2-3	2	1	1	1				7-8	
	0110	2	2	2	1	1				8	
6	0000-0010	1-3	1	1	1	1	1			6-8	4
	0011	2	2	1	1	1	1			8	
7	0000-0001	1-2	1	1	1	1	1	1		7-8	2
8	0000	1	1	1	1	1	1	1	1	8	1

- [125] 표 3 및/또는 표 4에 도시된 바와 같이, 제2 비트(즉, B11-B14)는 MU-MIMO 기법에 따라 할당되는 복수의 User STA에 할당되는 Spatial Stream의 개수에 관한 정보를 포함할 수 있다. 예를 들어, 도 9와 같이 106-RU에 3개의 User STA이 MU-MIMO 기법을 기초로 할당되는 경우, N_{user} 는 “3”으로 설정되고, 이에 따라 표 3에 표시된 바와 같이 $N_{STS}[1]$, $N_{STS}[2]$, $N_{STS}[3]$ 의 값이 결정될 수 있다. 예를 들어, 제2 비트(B11-B14)의 값이 “0011”인 경우, $N_{STS}[1]=4$, $N_{STS}[2]=1$, $N_{STS}[3]=1$ 로 설정될 수 있다. 즉, 도 9의 일례에서 User field 1에 대해서는 4개의 Spatial Stream이 할당되고, User field 2에 대해서는 1개의 Spatial Stream이 할당되고, User field 3에 대해서는 1개의 Spatial Stream이 할당될 수 있다.
- [126] 표 3 및/또는 표 4의 일례와 같이, 사용자 스테이션(user STA)을 위한 공간 스트림(spatial stream)의 개수에 관한 정보(즉 제2 비트, B11-B14)는 4 비트로 구성될 수 있다. 또한, 사용자 스테이션(user STA)을 위한 공간 스트림(spatial stream)의 개수에 관한 정보(즉 제2 비트, B11-B14)는 최대 8개의 공간 스트림까지 지원할 수 있다. 또한, 공간 스트림(spatial stream)의 개수에 관한 정보(즉 제2 비트, B11-B14)는 하나의 User STA을 위해 최대 4개의 공간 스트림까지 지원할 수 있다.
- [127] 또한, User field(즉, 21 비트) 내의 제3 비트(즉, B15-18)는 MCS(Modulation and coding scheme) 정보를 포함할 수 있다. MCS 정보는 해당 SIG-B가 포함되는 PPDU 내의 데이터 필드에 적용될 수 있다.
- [128] 본 명세서에서 사용되는 MCS, MCS 정보, MCS 인덱스, MCS 필드 등은 특정한 인덱스 값으로 표시될 수 있다. 예를 들어, MCS 정보는 인덱스 0 내지 인덱스 11로 표시될 수 있다. MCS 정보는 성상 변조 타입(예를 들어, BPSK, QPSK, 16-QAM, 64-QAM, 256-QAM, 1024-QAM 등)에 관한 정보, 및 코딩 레이트(예를 들어, 1/2, 2/3, 3/4, 5/6 등)에 관한 정보를 포함할 수 있다. MCS 정보에는 채널 코딩 타입(예를 들어, BCC 또는 LDPC)에 관한 정보가 제외될 수 있다.
- [129] 또한, User field(즉, 21 비트) 내의 제4 비트(즉, B19)는 Reserved 필드 일 수 있다.

- [130] 또한, User field(즉, 21 비트) 내의 제5 비트(즉, B20)는 코딩 타입(예를 들어, BCC 또는 LDPC)에 관한 정보를 포함할 수 있다. 즉, 제5 비트(즉, B20)는 해당 SIG-B가 포함되는 PPDU 내의 데이터 필드에 적용된 채널코딩의 타입(예를 들어, BCC 또는 LDPC)에 관한 정보를 포함할 수 있다.
- [131] 상술한 일례는 제1 포맷(MU-MIMO 기법의 포맷)의 User Field에 관련된다. 제2 포맷(non-MU-MIMO 기법의 포맷)의 User field의 일례는 이하와 같다.
- [132] 제2 포맷의 User field 내의 제1 비트(예를 들어, B0-B10)는 User STA의 식별정보를 포함할 수 있다. 또한, 제2 포맷의 User field 내의 제2 비트(예를 들어, B11-B13)는 해당 RU에 적용되는 공간 스트림(spatial stream)의 개수에 관한 정보를 포함할 수 있다. 또한, 제2 포맷의 User field 내의 제3 비트(예를 들어, B14)는 beamforming steering matrix가 적용되는지 여부에 관한 정보가 포함될 수 있다. 제2 포맷의 User field 내의 제4 비트(예를 들어, B15-B18)는 MCS(Modulation and coding scheme) 정보를 포함할 수 있다. 또한, 제2 포맷의 User field 내의 제5 비트(예를 들어, B19)는 DCM(Dual Carrier Modulation)이 적용되는지 여부에 관한 정보를 포함할 수 있다. 또한, 제2 포맷의 User field 내의 제6 비트(즉, B20)는 코딩 타입(예를 들어, BCC 또는 LDPC)에 관한 정보를 포함할 수 있다.
- [133] 도 10은 UL-MU에 따른 동작을 나타낸다. 도시된 바와 같이, 송신 STA(예를 들어, AP)는 contending (즉, Backoff 동작)을 통해 채널 접속을 수행하고, Trigger frame(1030)을 송신할 수 있다. 즉, 송신 STA(예를 들어, AP)는 Trigger Frame(1330)이 포함된 PPDU를 송신할 수 있다. Trigger frame이 포함된 PPDU가 수신되면 SIFS 만큼의 delay 이후 TB(trigger-based) PPDU가 송신된다.
- [134] TB PPDU(1041, 1042)는 동일한 시간 대에 송신되고, Trigger frame(1030) 내에 AID가 표시된 복수의 STA(예를 들어, User STA)으로부터 송신될 수 있다. TB PPDU에 대한 ACK 프레임(1050)은 다양한 형태로 구현될 수 있다.
- [135] 트리거 프레임의 구체적 특징은 도 11 내지 도 13을 통해 설명된다. UL-MU 통신이 사용되는 경우에도, OFDMA(orthogonal frequency division multiple access) 기법 또는 MU MIMO 기법이 사용될 수 있고, OFDMA 및 MU MIMO 기법이 동시에 사용될 수 있다.
- [136] 도 11은 트리거 프레임의 일례를 나타낸다. 도 11의 트리거 프레임은 상향링크 MU 전송(Uplink Multiple-User transmission)을 위한 자원을 할당하고, 예를 들어 AP로부터 송신될 수 있다. 트리거 프레임은 MAC 프레임으로 구성될 수 있으며, PPDU에 포함될 수 있다.
- [137] 도 11에 도시된 각각의 필드는 일부 생략될 수 있고, 다른 필드가 추가될 수 있다. 또한 필드 각각의 길이는 도시된 바와 다르게 변화될 수 있다.
- [138] 도 11의 프레임 컨트롤(frame control) 필드(1110)는 MAC 프로토콜의 버전에 관한 정보 정보 및 기타 추가적인 제어 정보가 포함되며, 듀레이션 필드(1120)는 NAV 설정을 위한 시간 정보나 STA의 식별자(예를 들어, AID)에 관한 정보가

포함될 수 있다.

- [139] 또한, RA 필드(1130)는 해당 트리거 프레임의 수신 STA의 주소 정보가 포함되며, 필요에 따라 생략될 수 있다. TA 필드(1140)는 해당 트리거 프레임을 송신하는 STA(예를 들어, AP)의 주소 정보가 포함되며, 공통 정보(common information) 필드(1150)는 해당 트리거 프레임을 수신하는 수신 STA에게 적용되는 공통 제어 정보를 포함한다. 예를 들어, 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 L-SIG 필드의 길이를 지시하는 필드나, 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 SIG-A 필드(즉, HE-SIG-A 필드)의 내용(content)을 제어하는 정보가 포함될 수 있다. 또한, 공통 제어 정보로서, 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 CP의 길이에 관한 정보나 LTF 필드의 길이에 관한 정보가 포함될 수 있다.
- [140] 또한, 도 11의 트리거 프레임을 수신하는 수신 STA의 개수에 상응하는 개별 사용자 정보(per user information) 필드(1160#1 내지 1160#N)를 포함하는 것이 바람직하다. 상기 개별 사용자 정보 필드는, “할당 필드”라 불릴 수도 있다.
- [141] 또한, 도 11의 트리거 프레임은 패딩 필드(1170)와, 프레임 체크 시퀀스 필드(1180)를 포함할 수 있다.
- [142] 도 11에 도시된, 개별 사용자 정보(per user information) 필드(1160#1 내지 1160#N) 각각은 다시 다수의 서브 필드를 포함할 수 있다.
- [143] 도 12는 트리거 프레임의 공통 정보(common information) 필드의 일례를 나타낸다. 도 12의 서브 필드 중 일부는 생략될 수 있고, 기타 서브 필드가 추가될 수도 있다. 또한 도시된 서브 필드 각각의 길이는 변형될 수 있다.
- [144] 도시된 길이 필드(1210)는 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 L-SIG 필드의 길이 필드와 동일한 값을 가지며, 상향 PPDU의 L-SIG 필드의 길이 필드는 상향 PPDU의 길이를 나타낸다. 결과적으로 트리거 프레임의 길이 필드(1210)는 대응되는 상향링크 PPDU의 길이를 지시하는데 사용될 수 있다.
- [145] 또한, 케이스케이드 지시자 필드(1220)는 케이스케이드 동작이 수행되는지 여부를 지시한다. 케이스케이드 동작은 동일 TXOP 내에 하향링크 MU 송신과 상향링크 MU 송신이 함께 수행되는 것을 의미한다. 즉, 하향링크 MU 송신이 수행된 이후, 기설정된 시간(예를 들어, SIFS) 이후 상향링크 MU 송신이 수행되는 것을 의미한다. 케이스케이드 동작 중에는 하향링크 통신을 수행하는 송신장치(예를 들어, AP)는 1개만 존재하고, 상향링크 통신을 수행하는 송신장치(예를 들어, non-AP)는 복수 개 존재할 수 있다.
- [146] CS 요구 필드(1230)는 해당 트리거 프레임을 수신한 수신장치가 대응되는 상향링크 PPDU를 전송하는 상황에서 무선매체의 상태나 NAV 등을 고려해야 하는지 여부를 지시한다.
- [147] HE-SIG-A 정보 필드(1240)는 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 SIG-A 필드(즉, HE-SIG-A 필드)의 내용(content)을 제어하는 정보가

포함될 수 있다.

- [148] CP 및 LTF 타입 필드(1250)는 해당 트리거 프레임에 대응하여 송신되는 상향 PPDU의 LTF의 길이 및 CP 길이에 관한 정보를 포함할 수 있다. 트리거 타입 필드(1060)는 해당 트리거 프레임이 사용되는 목적, 예를 들어 통상의 트리거링, 빔포밍을 위한 트리거링, Block ACK/NACK에 대한 요청 등을 지시할 수 있다.
- [149] 본 명세서에서 트리거 프레임의 트리거 타입 필드(1260)는 통상의 트리거링을 위한 기본(Basic) 타입의 트리거 프레임을 지시한다고 가정할 수 있다. 예를 들어, 기본(Basic) 타입의 트리거 프레임은 기본 트리거 프레임으로 언급될 수 있다.
- [150] 도 13은 사용자 정보(per user information) 필드에 포함되는 서브 필드의 일례를 나타낸다. 도 13의 사용자 정보 필드(1300)는 앞선 도 11에서 언급된 개별 사용자 정보 필드(1160#1~1160#N) 중 어느 하나로 이해될 수 있다. 도 13의 사용자 정보 필드(1300)에 포함된 서브 필드 중 일부는 생략될 수 있고, 기타 서브 필드가 추가될 수도 있다. 또한 도시된 서브 필드 각각의 길이는 변형될 수 있다.
- [151] 도 13의 사용자 식별자(User Identifier) 필드(1310)는 개별 사용자 정보(per user information)에 상응하는 STA(즉, 수신 STA)의 식별자를 나타내는 것으로, 식별자의 일례는 수신 STA의 AID(association identifier) 값의 전부 또는 일부가 될 수 있다.
- [152] 또한, RU 할당(RU Allocation) 필드(1320)가 포함될 수 있다. 즉 사용자 식별자 필드(1310)로 식별된 수신 STA가, 트리거 프레임에 대응하여 TB PPDU를 송신하는 경우, RU 할당 필드(1320)가 지시한 RU를 통해 TB PPDU를 송신한다. 이 경우, RU 할당(RU Allocation) 필드(1320)에 의해 지시되는 RU는 도 5, 도 6, 도 7에 도시된 RU일 수 있다.
- [153] 도 13의 서브 필드는 코딩 타입 필드(1330)를 포함할 수 있다. 코딩 타입 필드(1330)는 TB PPDU의 코딩 타입을 지시할 수 있다. 예를 들어, 상기 TB PPDU에 BCC 코딩이 적용되는 경우 상기 코딩 타입 필드(1330)는 '1'로 설정되고, LDPC 코딩이 적용되는 경우 상기 코딩 타입 필드(1330)는 '0'으로 설정될 수 있다.
- [154] 또한, 도 13의 서브 필드는 MCS 필드(1340)를 포함할 수 있다. MCS 필드(1340)는 TB PPDU에 적용되는 MCS 기법을 지시할 수 있다. 예를 들어, 상기 TB PPDU에 BCC 코딩이 적용되는 경우 상기 코딩 타입 필드(1330)는 '1'로 설정되고, LDPC 코딩이 적용되는 경우 상기 코딩 타입 필드(1330)는 '0'으로 설정될 수 있다.
- [155] 이하 UORA(UL OFDMA-based Random Access) 기법에 대해 설명한다.
- [156] 도 14는 UORA 기법의 기술적 특징을 설명한다.
- [157] 송신 STA(예를 들어, AP)는 트리거 프레임을 통해 도 14에 도시된 바와 같이 6개의 RU 자원을 할당할 수 있다. 구체적으로, AP는 제1 RU 자원(AID 0, RU 1), 제2 RU 자원(AID 0, RU 2), 제3 RU 자원(AID 0, RU 3), 제4 RU 자원(AID 2045, RU 4), 제5 RU 자원(AID 2045, RU 5), 제6 RU 자원(AID 3, RU 6)을 할당할 수

있다. AID 0, AID 3 또는 AID 2045에 관한 정보는, 예를 들어 도 13의 사용자 식별 필드(1310)에 포함될 수 있다. RU 1 내지 RU 6에 관한 정보는, 예를 들어 도 13의 RU 할당 필드(1320)에 포함될 수 있다. AID=0은 연결된(associated) STA를 위한 UORA 자원을 의미할 수 있고, AID=2045는 비-연결된(un-associated) STA를 위한 UORA 자원을 의미할 수 있다. 이에 따라, 도 14의 제1 내지 제3 RU 자원은 연결된(associated) STA를 위한 UORA 자원으로 사용될 수 있고, 도 14의 제4 내지 제5 RU 자원은 비-연결된(un-associated) STA를 위한 UORA 자원으로 사용될 수 있고, 도 14의 제6 RU 자원은 통상의 UL MU를 위한 자원으로 사용될 수 있다.

- [158] 도 14의 일례에서는 STA1의 OBO(OFDMA random access BackOff) 카운터가 0으로 감소하여, STA1이 제2 RU 자원(AID 0, RU 2)을 랜덤하게 선택한다. 또한, STA2/3의 OBO 카운터는 0 보다 크기 때문에, STA2/3에게는 상향링크 자원이 할당되지 않았다. 또한, 도 14에서 STA4는 트리거 프레임 내에 자신의 AID(즉, AID=3)이 포함되어었으므로, 백오프 없이 RU 6의 자원이 할당되었다.
- [159] 구체적으로, 도 14의 STA1은 연결된(associated) STA이므로 STA1을 위한 eligible RA RU는 총 3개(RU 1, RU 2, RU 3)이고, 이에 따라 STA1은 OBO 카운터를 3만큼 감소시켜 OBO 카운터가 0이 되었다. 또한, 도 14의 STA2는 연결된(associated) STA이므로 STA2를 위한 eligible RA RU는 총 3개(RU 1, RU 2, RU 3)이고, 이에 따라 STA2은 OBO 카운터를 3만큼 감소시켰지만 OBO 카운터가 0보다 큰 상태이다. 또한, 도 14의 STA3는 비-연결된(un-associated) STA이므로 STA3를 위한 eligible RA RU는 총 2개(RU 4, RU 5)이고, 이에 따라 STA3은 OBO 카운터를 2만큼 감소시켰지만 OBO 카운터가 0보다 큰 상태이다.
- [160] 도 15는 2.4 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 나타낸다.
- [161] 2.4 GHz 밴드는 제1 밴드(대역) 등의 다른 명칭으로 불릴 수 있다. 또한, 2.4 GHz 밴드는 중심주파수가 2.4 GHz에 인접한 채널(예를 들어, 중심주파수가 2.4 내지 2.5 GHz 내에 위치하는 채널)들이 사용/지원/정의되는 주파수 영역을 의미할 수 있다.
- [162] 2.4 GHz 밴드에는 다수의 20 MHz 채널이 포함될 수 있다. 2.4 GHz 밴드 내의 20 MHz은 다수의 채널 인덱스(예를 들어, 인덱스 1 내지 인덱스 14)를 가질 수 있다. 예를 들어, 채널 인덱스 1이 할당되는 20 MHz 채널의 중심주파수는 2.412 GHz일 수 있고, 채널 인덱스 2가 할당되는 20 MHz 채널의 중심주파수는 2.417 GHz일 수 있고, 채널 인덱스 N이 할당되는 20 MHz 채널의 중심주파수는 $(2.407 + 0.005 * N)$ GHz일 수 있다. 채널 인덱스는 채널 번호 등의 다양한 명칭으로 불릴 수 있다. 채널 인덱스 및 중심주파수의 구체적인 수치는 변경될 수 있다.
- [163] 도 15는 2.4 GHz 밴드 내의 4개의 채널을 예시적으로 나타낸다. 도시된 제1 주파수 영역(1510) 내지 제4 주파수 영역(1540)은 각각 하나의 채널을 포함할 수 있다. 예를 들어, 제1 주파수 영역(1510)은 1번 채널(1번 인덱스를 가지는 20 MHz 채널)을 포함할 수 있다. 이때 1번 채널의 중심 주파수는 2412 MHz로 설정될 수

있다. 제2 주파수 영역(1520)은 6번 채널을 포함할 수 있다. 이때 6번 채널의 중심 주파수는 2437 MHz로 설정될 수 있다. 제3 주파수 영역(1530)은 11번 채널을 포함할 수 있다. 이때 채널 11의 중심 주파수는 2462 MHz로 설정될 수 있다. 제4 주파수 영역(1540)은 14번 채널을 포함할 수 있다. 이때 채널 14의 중심 주파수는 2484 MHz로 설정될 수 있다.

[164] 도 16은 5 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 도시한다.

[165] 5 GHz 밴드는 제2 밴드/대역 등의 다른 명칭으로 불릴 수 있다. 5 GHz 밴드는 중심주파수가 5 GHz 이상 6 GHz 미만 (또는 5.9 GHz 미만)인 채널들이 사용/지원/정의되는 주파수 영역을 의미할 수 있다. 또는 5 GHz 밴드는 4.5 GHz에서 5.5 GHz 사이에서 복수개의 채널을 포함할 수 있다. 도 16에 도시된 구체적인 수치는 변경될 수 있다.

[166] 5 GHz 밴드 내의 복수의 채널들은 UNII(Unlicensed National Information Infrastructure)-1, UNII-2, UNII-3, ISM을 포함한다. UNII-1은 UNII Low로 불릴 수 있다. UNII-2는 UNII Mid와 UNII-2Extended로 불리는 주파수 영역을 포함할 수 있다. UNII-3은 UNII-Upper로 불릴 수 있다.

[167] 5 GHz 밴드 내에는 복수의 채널들이 설정될 수 있고, 각 채널의 대역폭은 20 MHz, 40 MHz, 80 MHz 또는 160 MHz 등으로 다양하게 설정될 수 있다. 예를 들어, UNII-1 및 UNII-2 내의 5170 MHz 내지 5330MHz 주파수 영역/범위는 8개의 20 MHz 채널로 구분될 수 있다. 5170 MHz에서 5330MHz 주파수 영역/범위는 40 MHz 주파수 영역을 통하여 4개의 채널로 구분될 수 있다. 5170 MHz에서 5330MHz 주파수 영역/범위는 80 MHz 주파수 영역을 통하여 2개의 채널로 구분될 수 있다. 또는, 5170 MHz에서 5330MHz 주파수 영역/범위는 160 MHz 주파수 영역을 통하여 1개의 채널로 구분될 수 있다.

[168] 도 17은 6 GHz 밴드 내에서 사용/지원/정의되는 채널의 일례를 도시한다.

[169] 6 GHz 밴드는 제3 밴드/대역 등의 다른 명칭으로 불릴 수 있다. 6 GHz 밴드는 중심주파수가 5.9 GHz 이상인 채널들이 사용/지원/정의되는 주파수 영역을 의미할 수 있다. 도 17에 도시된 구체적인 수치는 변경될 수 있다.

[170] 예를 들어, 도 17의 20 MHz 채널은 5.940 GHz부터 정의될 수 있다. 구체적으로 도 17의 20 MHz 채널 중 최-좌측 채널은 1번 인덱스(또는, 채널 인덱스, 채널 번호 등)를 가질 수 있고, 중심주파수는 5.945 GHz가 할당될 수 있다. 즉, 인덱스 N번 채널의 중심주파수는 $(5.940 + 0.005 * N)$ GHz로 결정될 수 있다.

[171] 이에 따라, 도 17의 20 MHz 채널의 인덱스(또는 채널 번호)는, 1, 5, 9, 13, 17, 21, 25, 29, 33, 37, 41, 45, 49, 53, 57, 61, 65, 69, 73, 77, 81, 85, 89, 93, 97, 101, 105, 109, 113, 117, 121, 125, 129, 133, 137, 141, 145, 149, 153, 157, 161, 165, 169, 173, 177, 181, 185, 189, 193, 197, 201, 205, 209, 213, 217, 221, 225, 229, 233일 수 있다. 또한, 상술한 $(5.940 + 0.005 * N)$ GHz 규칙에 따라 도 17의 40 MHz 채널의 인덱스는, 3, 11, 19, 27, 35, 43, 51, 59, 67, 75, 83, 91, 99, 107, 115, 123, 131, 139, 147, 155, 163, 171, 179, 187, 195, 203, 211, 219, 227일 수 있다.

- [172] 도 17의 일례에는 20, 40, 80, 160 MHz 채널이 도시되지만, 추가적으로 240 MHz 채널이나 320 MHz 채널이 추가될 수 있다.
- [173] 이하, 본 명세서의 STA에서 송신/수신되는 PPDU가 설명된다.
- [174] 도 18은 본 명세서에 사용되는 PPDU의 일례를 나타낸다.
- [175] 도 18의 PPDU는 EHT PPDU, 송신 PPDU, 수신 PPDU, 제1 타입 또는 제N 타입 PPDU 등의 다양한 명칭으로 불릴 수 있다. 또한, EHT 시스템 및/또는 EHT 시스템을 개선한 새로운 무선랜 시스템에서 사용될 수 있다.
- [176] 도 18의 서브 필드는 다양한 명칭으로 변경될 수 있다. 예를 들어, SIG A 필드는 EHT-SIG-A 필드, SIG B 필드는 EHT-SIG-B, STF 필드는 EHT-STF 필드, LTF 필드는 EHT-LTF 필드 등으로 불릴 수 있다.
- [177] 도 18의 L-LTF, L-STF, L-SIG, RL-SIG 필드의 subcarrier spacing은 312.5 kHz로 정해지고, STF, LTF, Data 필드의 subcarrier spacing은 78.125 kHz로 정해질 수 있다. 즉, L-LTF, L-STF, L-SIG, RL-SIG 필드의 subcarrier index는 312.5 kHz 단위로 표시되고, STF, LTF, Data 필드의 subcarrier index는 78.125 kHz 단위로 표시될 수 있다.
- [178] 도 18의 SIG A 및/또는 SIG B 필드는 추가적인 필드(예를 들어, SIG C 또는 one control symbol 등)을 포함할 수 있다. SIG A 및 SIG B 필드 중 전부/일부의 subcarrier spacing 및 추가적으로 정의되는 SIG 필드의 전부/일부는 312.5 kHz로 정해질 수 있다. 한편, 새롭게 정의되는 SIG 필드의 일부에 대한 subcarrier spacing은 기설정된 값(예를 들어, 312.5 kHz 또는 78.125 kHz)으로 정해질 수 있다.
- [179] 도 18의 PPDU는 L-LTF 및 L-STF는 종래의 필드와 동일할 수 있다.
- [180] 도 18의 L-SIG 필드는 예를 들어 24 비트의 비트 정보를 포함할 수 있다. 예를 들어, 24비트 정보는 4 비트의 Rate 필드, 1 비트의 Reserved 비트, 12 비트의 Length 필드, 1 비트의 Parity 비트 및, 6 비트의 Tail 비트를 포함할 수 있다. 예를 들어, 12 비트의 Length 필드는 PSDU(Physical Service Data Unit)의 옥텟의 개수에 관한 정보를 포함할 수 있다. 예를 들어, 12비트 Length 필드의 값은 PPDU의 타입을 기초로 결정될 수 있다. 예를 들어, PPDU가 non-HT, HT, VHT PPDU이거나 EHT PPDU인 경우, Length 필드의 값은 3의 배수로 결정될 수 있다. 예를 들어, PPDU가 HE PPDU인 경우, Length 필드의 값은 “3의 배수 + 1” 또는 “3의 배수 +2”로 결정될 수 있다. 달리 표현하면, non-HT, HT, VHT PPDU이거나 EHT PPDU를 위해 Length 필드의 값은 3의 배수로 결정될 수 있고, HE PPDU를 위해 Length 필드의 값은 “3의 배수 + 1” 또는 “3의 배수 +2”로 결정될 수 있다.
- [181] 예를 들어, 송신 STA는 L-SIG 필드의 24 비트 정보에 대해 1/2의 부호화율(code rate)에 기초한 BCC 인코딩을 적용할 수 있다. 이후 송신 STA는 48 비트의 BCC 부호화 비트를 획득할 수 있다. 48 비트의 부호화 비트에 대해서는 BPSK 변조가 적용되어 48 개의 BPSK 심볼이 생성될 수 있다. 송신 STA는 48개의 BPSK 심볼을, 파일럿 서브캐리어{서브캐리어 인덱스 -21, -7, +7, +21} 및 DC

서브캐리어{서브캐리어 인덱스 0}를 제외한 위치에 매핑할 수 있다. 결과적으로 48개의 BPSK 심볼은 서브캐리어 인덱스 -26 내지 -22, -20 내지 -8, -6 내지 -1, +1 내지 +6, +8 내지 +20, 및 +22 내지 +26에 매핑될 수 있다. 송신 STA는 서브캐리어 인덱스 {-28, -27, +27, +28}에 {-1, -1, -1, 1}의 신호를 추가로 매핑할 수 있다. 위의 신호는 {-28, -27, +27, +28}에 상응하는 주파수 영역에 대한 채널 추정을 위해 사용될 수 있다.

- [182] 송신 STA는 L-SIG와 동일하게 생성되는 RL-SIG를 생성할 수 있다. RL-SIG에 대해서는 BPSK 변조가 적용될 수 있다. 수신 STA는 RL-SIG의 존재를 기초로 수신 PPDU가 HE PPDU 또는 EHT PPDU임을 알 수 있다.
- [183] 도 18의 RL-SIG 이후에는 예를 들어 EHT-SIG-A 또는 one control symbol이 삽입될 수 있다. RL-SIG 이후에 위치하는 심볼(즉, 본 명세서의 EHT-SIG-A 또는 one control symbol)은 U-SIG(Universal SIG) 필드 등의 다양한 명칭으로 불릴 수 있다.
- [184] RL-SIG에 연속하는 심볼(예를 들어, U-SIG)은 N 비트의 정보를 포함할 수 있고, EHT PPDU의 타입을 식별하기 위한 정보를 포함할 수 있다. 예를 들어, U-SIG는 2개의 심볼(예를 들어, 연속하는 2 개의 OFDM 심볼)을 기초로 구성될 수 있다. U-SIG를 위한 각 심볼(예를 들어, OFDM 심볼)은 4 us의 duration 을 가질 수 있다. U-SIG의 각 심볼은 26 비트 정보를 송신하기 위해 사용될 수 있다. 예를 들어 U-SIG의 각 심볼은 52개의 데이터 톤과 4 개의 파일럿 톤을 기초로 송수신될 수 있다.
- [185] U-SIG(또는 U-SIG 필드)를 통해서는 예를 들어 A 비트 정보(예를 들어, 52 un-coded bit)가 송신될 수 있고, U-SIG의 제1 심볼은 총 A 비트 정보 중 처음 X 비트 정보(예를 들어, 26 un-coded bit)를 송신하고, U-SIG의 제2 심볼은 총 A 비트 정보 중 나머지 Y 비트 정보(예를 들어, 26 un-coded bit)를 송신할 수 있다. 예를 들어, 송신 STA는 각 U-SIG 심볼에 포함되는 26 un-coded bit를 획득할 수 있다. 송신 STA는 $R=1/2$ 의 rate를 기초로 convolutional encoding 을 수행하여 52-coded bit를 생성하고, 52-coded bit에 대한 인터리빙을 수행할 수 있다. 송신 STA는 인터리빙된 52-coded bit에 대해 BPSK 변조를 수행하여 각 U-SIG 심볼에 할당되는 52개의 BPSK 심볼을 생성할 수 있다. 하나의 U-SIG 심볼은 DC 인덱스 0을 제외하고, 서브캐리어 인덱스 -28 부터 서브캐리어 인덱스 +28 까지의 56개 톤(서브캐리어)을 기초로 송신될 수 있다. 송신 STA이 생성한 52개의 BPSK 심볼은 파일럿 톤인 -21, -7, +7, +21 톤을 제외한 나머지 톤(서브캐리어)를 기초로 송신될 수 있다.
- [186] 예를 들어, U-SIG에 의해 송신되는 A 비트 정보(예를 들어, 52 un-coded bit)는 CRC 필드(예를 들어 4비트 길이의 필드) 및 테일 필드(예를 들어 6비트 길이의 필드)를 포함할 수 있다. 상기 CRC 필드 및 테일 필드는 U-SIG의 제2 심볼을 통해 송신될 수 있다. 상기 CRC 필드는 U-SIG의 제1 심볼에 할당되는 26 비트와 제2 심볼 내에서 상기 CRC/테일 필드를 제외한 나머지 16 비트를 기초로 생성될

수 있고, 종래의 CRC calculation 알고리즘을 기초로 생성될 수 있다. 또한, 상기 테일 필드는 convolutional decoder의 trellis를 terminate하기 위해 사용될 수 있고, 예를 들어 “000000”으로 설정될 수 있다.

- [187] U-SIG(또는 U-SIG 필드)에 의해 송신되는 A 비트 정보(예를 들어, 52 un-coded bit)는 version-independent bits와 version-dependent bits로 구분될 수 있다. 예를 들어, version-independent bits의 크기를 고정적이거나 가변적일 수 있다. 예를 들어, version-independent bits는 U-SIG의 제1 심볼에만 할당되거나, version-independent bits는 U-SIG의 제1 심볼 및 제2 심볼 모두에 할당될 수 있다. 예를 들어, version-independent bits와 version-dependent bits는 제1 비트 및 제2 비트 등의 다양한 명칭으로 불릴 수 있다.
- [188] 예를 들어, U-SIG의 version-independent bits는 3비트의 PHY version identifier를 포함할 수 있다. 예를 들어, 3비트의 PHY version identifier는 송수신 PPDU의 PHY version에 관련된 정보를 포함할 수 있다. 예를 들어, 3비트의 PHY version identifier의 제1 값은 송수신 PPDU가 EHT PPDU임을 지시할 수 있다. 달리 표현하면, 송신 STA는 EHT PPDU를 송신하는 경우, 3비트의 PHY version identifier를 제1 값으로 설정할 수 있다. 달리 표현하면, 수신 STA는 제1 값을 가지는 PHY version identifier를 기초로, 수신 PPDU가 EHT PPDU임을 판단할 수 있다.
- [189] 예를 들어, U-SIG의 version-independent bits는 1비트의 UL/DL flag 필드를 포함할 수 있다. 1비트의 UL/DL flag 필드의 제1 값은 UL 통신에 관련되고, UL/DL flag 필드의 제2 값은 DL 통신에 관련된다.
- [190] 예를 들어, U-SIG의 version-independent bits는 TXOP의 길이에 관한 정보, BSS color ID에 관한 정보를 포함할 수 있다.
- [191] 예를 들어 EHT PPDU가 다양한 타입(예를 들어, SU를 지원하는 EHT PPDU, MU를 지원하는 EHT PPDU, Trigger Frame에 관련된 EHT PPDU, Extended Range 송신에 관련된 EHT PPDU 등의 다양한 타입)으로 구분되는 경우, EHT PPDU의 타입에 관한 정보는 U-SIG의 version-independent bits 또는 version-dependent bits에 포함될 수 있다.
- [192] 예를 들어, U-SIG 필드는 1) 대역폭에 관한 정보를 포함하는 대역폭 필드, 2) SIG-B에 적용되는 MCS 기법에 관한 정보를 포함하는 필드, 3) SIG-B에 듀얼 서브캐리어 모듈레이션(dual subcarrier modulation) 기법이 적용되는지 여부에 관련된 정보를 포함하는 지시 필드, 4) SIG-B를 위해 사용되는 심볼의 개수에 관한 정보를 포함하는 필드, 5) SIG-B가 전 대역에 걸쳐 생성되는지 여부에 관한 정보를 포함하는 필드, 6) LTF/STF의 타입에 관한 정보를 포함하는 필드, 7) LTF의 길이 및 CP 길이를 지시하는 필드에 관한 정보를 포함할 수 있다.
- [193] 도 18의 SIG-B는 도 8 내지 도 9의 일례에 표시된 HE-SIG-B의 기술적 특징을 그대로 포함할 수 있다.
- [194] 도 18의 STF는 MIMO(multiple input multiple output) 환경 또는 OFDMA

환경에서 자동 이득 제어 추정(automatic gain control estimation)을 향상시키기 위하여 사용될 수 있다. 도 18의 LTF는 MIMO 환경 또는 OFDMA 환경에서 채널을 추정하기 위하여 사용될 수 있다.

- [195] 도 18의 STF는 다양한 타입으로 설정될 수 있다. 예를 들어, STF 중 제1 타입(즉, 1x STF)는, 16개의 서브캐리어 간격으로 non-zero coefficient가 배치되는 제1 타입 STF 시퀀스를 기초로 생성될 수 있다. 제1 타입 STF 시퀀스를 기초로 생성된 STF 신호는 $0.8\ \mu\text{s}$ 의 주기를 가질 수 있고, $0.8\ \mu\text{s}$ 의 주기 신호는 5번 반복되어 $4\ \mu\text{s}$ 길이를 가지는 제1 타입 STF가 될 수 있다. 예를 들어, STF 중 제2 타입(즉, 2x STF)는, 8개의 서브캐리어 간격으로 non-zero coefficient가 배치되는 제2 타입 STF 시퀀스를 기초로 생성될 수 있다. 제2 타입 STF 시퀀스를 기초로 생성된 STF 신호는 $1.6\ \mu\text{s}$ 의 주기를 가질 수 있고, $1.6\ \mu\text{s}$ 의 주기 신호는 5번 반복되어 $8\ \mu\text{s}$ 길이를 가지는 제2 타입 EHT-STF가 될 수 있다. 예를 들어, STF 중 제3 타입(즉, 4x EHT-STF)는, 4개의 서브캐리어 간격으로 non-zero coefficient가 배치되는 제3 타입 STF 시퀀스를 기초로 생성될 수 있다. 제3 타입 STF 시퀀스를 기초로 생성된 STF 신호는 $3.2\ \mu\text{s}$ 의 주기를 가질 수 있고, $3.2\ \mu\text{s}$ 의 주기 신호는 5번 반복되어 $16\ \mu\text{s}$ 길이를 가지는 제3 타입 EHT-STF가 될 수 있다. 상술한 제1 내지 제3 타입의 EHT-STF 시퀀스 중 일부만이 사용될 수도 있다. 또한, EHT-LTF 필드는 제1, 제2, 제3 타입(즉, 1x, 2x, 4x LTF)을 가질 수 있다. 예를 들어, 제1/제2/제3 타입 LTF 필드는, 4/2/1 개의 서브캐리어 간격으로 non-zero coefficient가 배치되는 LTF 시퀀스를 기초로 생성될 수 있다. 제1/제2/제3 타입 LTF는 $3.2/6.4/12.8\ \mu\text{s}$ 의 시간 길이를 가질 수 있다. 또한, 제1/제2/제3 타입 LTF에는 다양한 길이의 GI(예를 들어, $0.8/1/6/3.2\ \mu\text{s}$)가 적용될 수 있다.
- [196] STF 및/또는 LTF의 타입에 관한 정보(LTF에 적용되는 GI에 관한 정보도 포함됨)는 도 18의 SIG A 필드 및/또는 SIG B 필드 등에 포함될 수 있다.
- [197] 도 18의 PPDU는 다양한 대역폭을 지원할 수 있다. 예를 들어, 도 18의 PPDU는 20/40/80/160/240/320 MHz의 대역폭을 가질 수 있다. 예를 들어, 도 18의 일부 필드(예를 들어, STF, LTF, 데이터)는 도 5 내지 도 7 등에 도시된 RU를 기초로 구성될 수 있다. 예를 들어, 도 18의 PPDU의 수신 STA이 1개인 경우, 도 18의 PPDU의 모든 필드는 전체 대역폭을 차지할 수 있다. 예를 들어, 도 18의 PPDU의 수신 STA이 복수 개인 경우(즉, MU PPDU가 사용되는 경우), 도 18의 일부 필드(예를 들어, STF, LTF, 데이터)는 도 5 내지 도 7 등에 도시된 RU를 기초로 구성될 수 있다. 예를 들어, PPDU의 제1 수신 STA을 위한 STF, LTF, 데이터 필드는 제1 RU를 통해 송수신될 수 있고, PPDU의 제2 수신 STA을 위한 STF, LTF, 데이터 필드는 제2 RU를 통해 송수신될 수 있다. 이 경우, 제1/제2 RU의 위치는 도 5 내지 도 7 등을 기초로 결정될 수 있다.
- [198] 도 18의 PPDU는 이하의 방법을 기초로 EHT PPDU로 판단(또는 식별)될 수 있다.
- [199] 수신 STA은 다음의 사항을 기초로 수신 PPDU의 타입을 EHT PPDU로 판단할

수 있다. 예를 들어, 1) 수신 PPDU의 L-LTF 신호 이후의 첫 번째 심볼이 BPSK이고, 2) 수신 PPDU의 L-SIG가 반복되는 RL-SIG가 detect 되고, 3) 수신 PPDU의 L-SIG의 Length 값에 대해 “modulo 3”을 적용한 결과가 “0”으로 detect되는 경우, 수신 PPDU는 EHT PPDU로 판단될 수 있다. 수신 PPDU가 EHT PPDU로 판단되는 경우, 수신 STA은 도 AX18의 RL-SIG 이후의 심볼에 포함되는 비트 정보를 기초로 EHT PPDU의 타입(예를 들어, SU/MU/Trigger-based/Extended Range 타입)을 detect할 수 있다. 달리 표현하면, 수신 STA은 1) BSPK인 L-LTF 신호 이후의 첫 번째 심볼, 2) L-SIG 필드에 연속하고 L-SIG와 동일한 RL-SIG, 3) “modulo 3”을 적용한 결과가 “0”으로 설정되는 Length 필드를 포함하는 L-SIG, 및 4) 상술한 U-SIG의 3비트의 PHY version identifier(예를 들어, 제1 값을 가지는 PHY version identifier)를 기초로, 수신 PPDU를 EHT PPDU로 판단할 수 있다.

[200] 예를 들어, 수신 STA은 다음의 사항을 기초로 수신 PPDU의 타입을 HE PPDU로 판단할 수 있다. 예를 들어, 1) L-LTF 신호 이후의 첫 번째 심볼이 BPSK이고, 2) L-SIG가 반복되는 RL-SIG가 detect 되고, 3) L-SIG의 Length 값에 대해 “modulo 3”을 적용한 결과가 “1” 또는 “2”로 detect되는 경우, 수신 PPDU는 HE PPDU로 판단될 수 있다.

[201] 예를 들어, 수신 STA은 다음의 사항을 기초로, 수신 PPDU의 타입을 non-HT, HT 및 VHT PPDU로 판단할 수 있다. 예를 들어, 1) L-LTF 신호 이후의 첫 번째 심볼이 BPSK이고, 2) L-SIG가 반복되는 RL-SIG가 detect 되지 않는 경우, 수신 PPDU는 non-HT, HT 및 VHT PPDU로 판단될 수 있다. 또한, 수신 STA이 RL-SIG의 반복을 detect했더라도 L-SIG의 Length 값에 대해 “modulo 3”을 적용한 결과가 “0”으로 detect되는 경우에는, 수신 PPDU이 non-HT, HT 및 VHT PPDU로 판단될 수 있다.

[202] 이하의 일레에서 (송신/수신/상향/하향) 신호, (송신/수신/상향/하향) 프레임, (송신/수신/상향/하향) 패킷, (송신/수신/상향/하향) 데이터 유닛, (송신/수신/상향/하향) 데이터 등으로 표시되는 신호는 도 18의 PPDU를 기초로 송수신되는 신호일 수 있다. 도 18의 PPDU는 다양한 타입의 프레임을 송수신하기 위해 사용될 수 있다. 예를 들어, 도 18의 PPDU는 제어 프레임(control frame)을 위해 사용될 수 있다. 제어 프레임의 일레는, RTS(request to send), CTS(clear to send), PS-Poll(Power Save-Poll), BlockACKReq, BlockAck, NDP(Null Data Packet) announcement, Trigger Frame을 포함할 수 있다. 예를 들어, 도 18의 PPDU는 관리 프레임(management frame)을 위해 사용될 수 있다. management frame의 일레는, Beacon frame, (Re-)Association Request frame, (Re-)Association Response frame, Probe Request frame, Probe Response frame를 포함할 수 있다. 예를 들어, 도 18의 PPDU는 데이터 프레임을 위해 사용될 수 있다. 예를 들어, 도 18의 PPDU는 제어 프레임, 관리 프레임, 및 데이터 프레임 중 적어도 둘 이상을 동시에 송신하기 위해 사용될 수도 있다.

[203] 도 19는 본 명세서의 송신 장치 및/또는 수신 장치의 변형된 일례를 나타낸다.

- [204] 도 1의 부도면 (a)/(b)의 각 장치/STA은 도 19와 같이 변형될 수 있다. 도 19의 트랜시버(630)는 도 1의 트랜시버(113, 123)와 동일할 수 있다. 도 19의 트랜시버(630)는 수신기(receiver) 및 송신기(transmitter)를 포함할 수 있다.
- [205] 도 19의 프로세서(610)는 도 1의 프로세서(111, 121)과 동일할 수 있다. 또는, 도 19의 프로세서(610)는 도 1의 프로세싱 칩(114, 124)과 동일할 수 있다.
- [206] 도 19의 메모리(150)는 도 1의 메모리(112, 122)와 동일할 수 있다. 또는, 도 19의 메모리(150)는 도 1의 메모리(112, 122)와는 상이한 별도의 외부 메모리일 수 있다.
- [207] 도 19를 참조하면, 전력 관리 모듈(611)은 프로세서(610) 및/또는 트랜시버(630)에 대한 전력을 관리한다. 배터리(612)는 전력 관리 모듈(611)에 전력을 공급한다. 디스플레이(613)는 프로세서(610)에 의해 처리된 결과를 출력한다. 키패드(614)는 프로세서(610)에 의해 사용될 입력을 수신한다. 키패드(614)는 디스플레이(613) 상에 표시될 수 있다. SIM 카드(615)는 휴대 전화 및 컴퓨터와 같은 휴대 전화 장치에서 가입자를 식별하고 인증하는 데에 사용되는 IMSI(international mobile subscriber identity) 및 그와 관련된 키를 안전하게 저장하기 위하여 사용되는 집적 회로일 수 있다.
- [208] 도 19를 참조하면, 스피커(640)는 프로세서(610)에 의해 처리된 소리 관련 결과를 출력할 수 있다. 마이크(641)는 프로세서(610)에 의해 사용될 소리 관련 입력을 수신할 수 있다.
- [209] HARQ(hybrid automatic repeat request)는 FEC(forward error correcting) 기법과 ARQ(automatic error request) 기법을 함께 사용하는 방법이다. HARQ는 일반적인 ARQ(automatic repeat request)와는 달리 에러를 검출할 수 있는 FEC 코드에 관련된 정보를 추가적으로 전송할 수 있다. 수신단은 FEC 코드를 통해 에러 복구를 시도할 수 있고, 에러 복구가 실패하는 경우 ARQ를 통해 송신단에 재전송을 요청할 수 있다. HSDPA(high-speed downlink packet access), IEEE802.16e, LTE(long term evolution)와 같은 표준에서는 HARQ가 사용되고 있으나, 경쟁 기반의 무선랜(wireless local area network, WLAN) 환경에서는 HARQ가 사용된 바가 없다.
- [210] IEEE802.11ax 이후 논의되고 있는 표준인 EHT(extreme high throughput)에서는 HARQ의 도입이 고려되고 있다. HARQ가 도입되면 낮은 SNR(signal to noise ratio) 환경, 즉 송신단과 수신단의 거리가 먼 환경에서는 커버리지(coverage)를 넓히는 효과를 낼 수 있고, 높은 SNR 환경에서는 더 높은 쓰루풋(throughput)을 얻을 수 있다.
- [211] HARQ 재전송된 프레임을 수신한 수신단은 이전에 수신했던 오리지널 프레임과 재전송된 프레임을 합성(combining)하여 디코딩을 수행할 수 있다. 여기서 재전송하는 단위에 대한 논의가 필요할 수 있다. PHY 레벨에서 코드워드 단위로 HARQ 재전송을 수행할 수도 있고, MAC 레벨에서 MPDU 단위로 HARQ 재전송을 수행할 수도 있다.

- [212] 이하에서는 MPDU(MAC protocol data unit) 단위로 HARQ 재전송을 수행하는 것을 전제로 한 PPDU(PHY protocol data unit) 구조가 설명된다. MPDU 단위로 재전송을 수행하기 위해서는 PHY 레벨에서 MPDU와 코드워드(codeword)를 매핑할 수 있어야 한다. 이를 위하여 서브프레임(subframe)에 패딩 비트(padding bit)를 삽입함으로써 코드워드의 경계(boundary)와 서브프레임의 경계를 맞출 수 있다. 따라서 수신단 PHY에서 MPDU 단위로 HARQ 컴바이닝(combining)을 수행할 수 있다.
- [213] 1. PHY SIG 필드를 사용하는 방법
- [214] PHY SIG 필드에 서브프레임 길이(size) 정보가 포함될 수 있다. 수신 STA(station)의 PHY가 PHY SIG 필드를 읽으면 MPDU와 코드워드 간 매핑이 가능할 수 있다. 따라서 수신 STA의 PHY는 재전송되는 코드워드들이 어떤 MPDU에 매핑되어 있는지 알 수 있다. 수신 STA의 PHY는 버퍼에 저장되어 있던 기 전송된 코드워드들과 재전송된 코드워드들을 컴바이닝(combining)한 후 MAC으로 전달할 수 있다.
- [215] PHY 프리앰블은 전송 속도가 느리기 때문에, PHY 프리앰블을 통한 정보 전송은 높은 오버헤드(overhead)를 요구할 수 있다. 하나의 PPDU 내의 서브프레임의 길이를 동일하게 하는 방법 등을 통해 높은 오버헤드를 보완할 수 있다.
- [216] 도 20은 송신 STA 동작의 일 실시예를 도시한 도면이다.
- [217] 도 20을 참조하면, 송신 STA는 수신 STA와 연결(association)을 수행할 수 있다(S2010). 예를 들어, 송신 STA가 non-AP STA이면 AP인 수신 STA와 연결(association)할 수 있고, 송신 STA가 AP라면 non-AP STA인 수신 STA와 연결(association)할 수 있다.
- [218] 송신 STA는 MPDU를 생성할 수 있다(S2020). 예를 들어, 송신 STA의 MAC 계층은 상위 계층으로부터 전송할 데이터(예를 들어, TCP/IP(transmission control protocol/internet protocol) PDU(protocol data unit) 등)를 전달 받으면 상기 상위 계층으로부터 수신한 데이터를 기초로 MPDU를 생성할 수 있다. 예를 들어, 송신 STA는 복수의 MPDU를 연결하여 하나의 A-MPDU(aggregated MPDU)를 구성할 수 있다.
- [219] 송신 STA는 PPDU를 생성할 수 있다(S2030). 예를 들어, 송신 STA의 PHY 계층은 MPDU에 PHY 헤더를 결합하여 PPDU를 생성할 수 있다. PHY 헤더는 레가시(legacy) PHY 헤더 및 HARQ 프로세스에 필요한 정보(예를 들어, 서브프레임 길이)를 포함할 수 있다. HARQ 프로세스에 필요한 정보(예를 들어, 서브프레임 길이)는 다른 정보들과 함께 EHT-SIG 필드에 포함되거나, 별도의 필드(예를 들어, HARQ-SIG 필드)에 포함될 수 있다.
- [220] 송신 STA는 PPDU를 수신 STA에게 전송할 수 있다(S2040).
- [221] 송신 STA는 수신 STA로부터 ACK(acknowledgement) 또는 NACK(negative ACK)을 수신할 수 있다(S2050). 예를 들어, 송신 STA는 A-MPDU에 포함된

MPDU 각각에 대한 BA(block ACK)를 수신할 수 있다. ACK 및 NACK은 MPDU 단위로 전송된다. 즉, MPDU 마다 수신 성공 여부에 대한 피드백(ACK 또는 NACK)이 전송될 수 있다.

[222] 송신 STA는 전송했던 PPDU에 포함된 MPDU 중 하나 이상의 MPDU에 대한 NACK을 수신하면, 상기 NACK에 관련된 MPDU를 재전송할 수 있다(S2060). 예를 들어, 송신 STA는 NACK에 관련된 MPDU와 새로 전송할 MPDU들을 포함하는 PPDU를 전송할 수 있다. 예를 들어, 송신 STA는 NACK에 관련된 MPDU만을 전송할 수 있다.

[223] 송신 STA는 모든 MPDU에 대한 ACK을 수신할 수 있다(S2070). 송신 STA이 전송한 모든 MPDU에 대한 ACK을 수신하고, 더 이상 전송할 데이터가 없는 경우, 송수신 과정이 종료될 수 있다.

[224] 도 21은 수신 STA 동작의 일 실시예를 도시한 도면이다.

[225] 도 21을 참조하면, 수신 STA는 송신 STA와 연결(association)을 수행할 수 있다(S2110). 예를 들어, 수신 STA이 non-AP STA이면 AP인 송신 STA와 연결(association)할 수 있고, 수신 STA이 AP라면 non-AP STA인 송신 STA와 연결(association)할 수 있다.

[226] 수신 STA는 PPDU를 수신할 수 있다(S2120). 예를 들어, 수신 STA의 PHY 계층은 수신한 PPDU를 모두 버퍼에 저장할 수 있다. 예를 들어, 수신 STA의 PHY는 수신한 PPDU에 포함된 모든 MPDU를 버퍼에 저장할 수 있다. 수신 STA의 PHY는 PPDU의 PHY 헤더에 포함된 정보를 기초로 PPDU에 포함된 MPDU들이 각각 어떤 코드워드(codeword)와 매핑되어 있는지 알 수 있다.

[227] 수신 STA는 수신한 데이터에 대한 오류 검사(error check)를 수행할 수 있다(S2130). 예를 들어, 수신 STA의 MAC 계층은 FCS(frame check sum) 필드를 이용하여 MAC 레벨에서 오류 검사를 수행할 수 있다.

[228] 수신 STA는 상기 오류 검사 결과를 기초로 ACK 또는 NACK을 전송할 수 있다(S2140). 예를 들어, 수신 STA는 MAC 계층에서 수행한 오류 검사를 기초로 MAC 레벨 ACK(MAC-level ACK)을 전송할 수 있다. 예를 들어, 수신 STA는 수신한 MPDU에 오류가 없는 경우 ACK을 전송할 수 있고, 수신한 MPDU에 오류가 있는 경우 NACK을 전송할 수 있다.

[229] 수신 STA는 MAC 계층의 오류 검사 결과에 따라 성공적으로 수신된 MPDU에 매핑(mapping)되는 코드워드를 삭제할 수 있다(S2150). 예를 들어, 수신 STA의 PHY 계층은 S2120 단계에서 저장한 코드워드들 중에 MAC 계층 오류 검사에 따라 오류가 없는 MPDU에 해당하는 코드워드들은 삭제하고, 오류가 있는 MPDU에 해당하는 코드워드들은 계속 버퍼에 저장해 둘 수 있다.

[230] 수신 STA는 PPDU를 수신할 수 있다(S2160). 예를 들어, 수신 STA는 재전송된 MPDU를 포함하는 PPDU를 수신할 수 있다. PPDU는 새로운 MPDU와 재전송된 MPDU를 포함할 수 있다. 예를 들어, 수신 STA의 PHY 계층은 재전송된 MPDU에 해당하는 코드워드와 버퍼에 저장되어 있던 상기 MPDU에 해당하는 코드워드를

HARQ 컴바이닝(combining)한 후 MAC 계층으로 전달할 수 있다.

- [231] 수신 STA는 수신한 데이터에 대한 오류 검사를 수행할 수 있고, 오류가 없는 경우 ACK을 전송할 수 있다(S2170). 예를 들어, 수신 STA의 MAC 계층은 FCS(frame check sum) 필드를 이용하여 MAC 레벨에서 MPDU에 대한 오류 검사를 수행할 수 있고, 오류가 없는 경우 상기 MPDU에 대한 ACK을 전송할 수 있다. 수신 STA는 더 이상 재전송될 데이터(예를 들어, MPDU)가 없는 경우 재전송을 위한 버퍼를 비울 수 있다. 즉, 수신 STA는 성공적으로 수신된 MPDU에 매핑되는 코드워드들은 버퍼에서 삭제할 수 있다.
- [232] 도 20 및 도 21의 일례에 표시된 세부 단계 중 일부는 필수 단계가 아닐 수 있고, 생략될 수 있다. 예를 들어, 도 20의 Association(S2010) 단계, ACK/NACK 전송(S2050) 단계, 재전송(S2060) 단계, ACK 수신(S2070) 단계가 생략될 수 있다. 또한 도 20 및 도 21에 도시된 단계 외에 다른 단계가 추가될 수 있고, 상기 단계들의 순서는 달라질 수 있다. 상기 단계들 중 일부 단계가 독자적 기술적 의미를 가질 수 있다.
- [233] (1) 프레임 포맷(frame format)
- [234] MPDU가 포함된 서브프레임 길이(subframe size)를 코드워드 길이(codeword length)의 정수 배 단위로 이루어지도록 정의할 수 있다. 하나의 서브프레임은 하나의 MPDU를 포함할 수 있다. 서브프레임 길이가 코드워드 길이의 정수 배이면 복수의 MPDU가 하나의 PPDU에 존재할 때(예를 들어, A-MPDU) 송신 STA이 수신 STA의 PHY 계층에서 어떤 코드워드를 버퍼링하고, HARQ 컴바이닝 해야 할 지 알려 주기 용이할 수 있다.
- [235] 도 22 내지 도 24는 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 PPDU 포맷을 도시한 도면이다.
- [236] 도 22 내지 도 24를 참조하면, 서브프레임은 MPDU delimiter 필드, MPDU, 패딩 비트(padding bits)를 포함할 수 있다. 패딩 비트의 길이는 MPDU와 MPDU delimiter의 길이를 기반으로 서브프레임의 길이가 코드워드 길이의 정수 배가 될 수 있도록 하는 길이로 결정될 수 있다. 예를 들어, 코드워드 길이는 PPDU에서 사용된 MCS(modulation and coding scheme), 코드 레이트(code rate)에 따라 결정되는 LDPC(low density parity check) 코드워드의 길이를 의미할 수 있다. 서브프레임(subframe)에 패딩 비트(padding bits)를 삽입함으로써 코드워드의 경계(boundary)와 서브프레임의 경계를 맞출 수 있다. 따라서 수신단 PHY에서 MPDU 단위로 HARQ 컴바이닝(combining)을 수행할 수 있다. 서브프레임에 포함되는 코드워드의 개수는 PHY 헤더(예를 들어, HARQ-SIG 필드)에 포함될 수 있다. 따라서 수신 STA의 PHY는 PPDU를 수신하면 서브프레임에 해당하는 코드워드 개수를 알 수 있다. 예를 들어, HARQ-SIG 필드는 EHT-SIG 필드 내부에 포함될 수 있고, 또는 별도의 SIG 필드로 구성될 수 있다. A-MPDU는 복수의 서브프레임들을 포함할 수 있다. PPDU는 A-MPDU와 PHY 헤더를 포함할 수 있다. PHY 헤더는 레가시 PHY 헤더(legacy PHY header), HARQ-SIG 등을 포함할

수 있다.

- [237] 도 22를 참조하면, PPDU에 포함된 MPDU들은 모두 같은 개수의 코드워드를 포함할 수 있다. 다시 말해, PPDU에 포함된 A-MPDU를 구성하는 각각의 서브프레임들의 길이는 모두 같을 수 있고, 상기 서브프레임 길이는 코드워드 길이의 정수 배일 수 있다. 모든 서브프레임의 길이가 동일하므로, PPDU는 서브프레임의 길이에 관련된 하나의 정보를 PHY 헤더(예를 들어, HARQ-SIG)에 포함할 수 있다. 따라서, 오버헤드가 줄어드는 효과를 얻을 수 있다. PHY 헤더에 포함되는 정보들은 상대적으로 큰 오버헤드를 가지므로, 도 22의 방법에 따르면 PHY 헤더에 정보를 포함시킴에도 불구하고 오버헤드를 줄이는 효과를 가질 수 있다.
- [238] 도 23을 참조하면, PPDU에 포함된 MPDU들은 서로 다른 개수의 코드워드를 포함할 수 있다. 다시 말해, PPDU에 포함된 A-MPDU를 구성하는 각각의 서브프레임들의 길이는 같지 않을 수 있고, 상기 각 서브프레임 길이는 코드워드 길이의 정수 배일 수 있다. PPDU는 각각의 서브프레임 길이에 관련된 정보를 PHY 헤더(예를 들어, HARQ-SIG)에 포함할 수 있다. 예를 들어, 서브프레임의 개수 만큼 서브프레임 길이 정보가 포함될 수 있다.
- [239] 도 24를 참조하면, 도 23과 같이 PPDU에 포함된 MPDU들은 서로 다른 개수의 코드워드를 포함할 수 있다. 한편, 서브프레임 길이에 관련된 정보가 포함되는 필드(예를 들어, HARQ-SIG)가 EHT-SIG 필드와 별도로 구성될 수 있다. 필드의 위치, 이름은 변경될 수 있고, 일부 필드는 생략될 수 있다.
- [240] 예를 들어, 송신 STA와 수신 STA이 사전에 코드워드 개수에 대하여 협상(negotiation)하였다면, 상기 도 22 내지 도 24의 HARQ unit size 필드(즉, 서브프레임 길이에 관련된 정보를 코드워드의 개수로 나타낸 필드)는 생략될 수 있다.
- [241] (2) HARQ 전송 절차
- [242] 도 25는 HARQ 전송 절차의 일 실시예를 도시한 도면이다.
- [243] 도 25는 도 22 내지 도 24에서와 같이 수신 STA이 PPDU에 포함된 서브프레임의 길이를 PHY 헤더(예를 들어, HARQ-SIG 또는 EHT-SIG)를 통해 알 수 있는 경우 HARQ 전송 절차의 일 실시예를 도시한 도면이다.
- [244] 송신 STA은 PPDU를 수신 STA에 전송할 수 있다. PPDU는 도 22 내지 도 24를 기초로 구성될 수 있다.
- [245] 수신 STA은 PPDU를 수신할 수 있다. 수신 STA은 수신된 PPDU의 PHY 헤더에 포함된 서브프레임 길이에 대한 정보(예를 들어, HARQ unit size)를 획득할 수 있다. 수신된 PPDU는 재전송되지 않은 MPDU만으로 구성된 PPDU일 수 있다. 수신 STA은 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다(S2510). 수신 STA은 모든 코드워드를 버퍼에 저장할 수 있다. 즉, 수신 STA의 PHY 계층은 모든 데이터의 코드 워드를 버퍼에 저장하고, 데이터를 MAC 계층에 전달할 수 있다(S2510).

- [246] 수신 STA는 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, PPDU에 포함된 제1 내지 제3 서브프레임 중 제1 서브프레임은 성공적으로 수신되고(즉, 오류 없이 수신되고), 제2 내지 제3 서브프레임에서는 오류가 발생할 수 있다.
- [247] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S2520). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고 있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다.
- [248] 송신 STA는 HARQ 재전송 요청(예를 들어, HARQ 피드백 또는 Block ACK)을 수신할 수 있다. 송신 STA는 재전송이 요청된 MPDU를 포함하는 PPDU를 전송할 수 있다. 예를 들어, 송신 STA는 재전송 요청된 제2 서브프레임 및 제3 서브프레임을 포함하는 PPDU를 전송할 수 있다. 상기 PPDU의 PHY 헤더는 서브프레임 길이에 대한 정보(예를 들어, 서브프레임이 몇 개의 코드워드로 구성되어 있는지에 관련된 정보)가 포함될 수 있다.
- [249] 수신 STA는 PPDU를 수신할 수 있다. 수신 STA는 수신된 PPDU의 PHY 헤더에 포함된 서브프레임 길이에 대한 정보(예를 들어, 서브프레임이 몇 개의 코드워드로 구성되어 있는지에 관련된 정보)를 획득할 수 있다. 수신된 PPDU는 재전송된 MPDU(예를 들어, 제2 내지 제3 서브프레임) 및 초기전송된 MPDU(예를 들어, 제4 서브프레임)를 포함하는 PPDU일 수 있다. 수신 STA는 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 수신 STA는 새로 전송된 서브프레임에 매핑되는 코드워드를 버퍼에 저장할 수 있다. 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들도 버퍼에 저장할 수 있다. 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들을 기존에 버퍼에 저장되어 있던 코드워드들과 컴바이닝(combining)할 수 있다(S2530). 예를 들어, 수신 STA의 PHY 계층은 버퍼에 저장되어 있던 제2 서브프레임에 매핑되는 코드워드들과 재전송된 제2 서브프레임에 매핑되는 코드워드들을 컴바이닝 할 수 있고, 컴바이닝된 코드워드들을 MAC 계층에 전달할 수 있다(S2530). 수신 STA는 제1 서브프레임은 성공적으로 수신되었으므로, 버퍼에는 제2 서브프레임 및 제3 서브프레임이 저장되어 있음을 알고 있고, 제2 서브프레임 및 제3 서브프레임의 길이도 알고 있으므로, 제2 서브프레임과 제3 서브프레임을

수신하는 순서대로 구별할 수 있다.

- [250] 수신 STA는 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 PHY 계층으로부터 컴바이닝 된 제2 서브프레임을 획득할 수 있고, FCS 필드를 이용하여 제2 서브프레임에 대한 오류 검사(error check)를 수행할 수 있다.
- [251] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S2540). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고 있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임을 성공적으로 수신할 수 있다. 즉, 수신한 제2 내지 제4 서브프레임에서 오류 검사 결과 오류가 발생하지 않을 수 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임에 대해 성공적으로 수신되었다는 HARQ 피드백을 전송할 수 있고, 버퍼에 저장된 제2 내지 제4 서브프레임에 매핑되는 코드워드들을 삭제할 수 있다.
- [252] 2. 장치 내부 프로세스를 이용하는 방법(MAC 레벨 신호를 이용하는 방법)
- [253] 서브프레임 길이(subframe size) 정보가 PHY 헤더(예를 들어, PHY SIG 필드)에 포함되면, 높은 오버헤드가 발생할 수 있다. 따라서, 송신 STA이 MAC 레벨에서 HARQ 관련 정보(예를 들어, 서브프레임 길이 정보)를 전송하고, 수신 STA의 MAC 계층에서 HARQ 관련 정보를 수신 STA의 PHY 계층으로 전달할 수 있다. MAC 레벨 신호를 통해 서브프레임 길이 정보를 전달하면 오버헤드를 낮추는 효과가 있으나, 추가적인 내부 프로세스(수신단의 MAC과 PHY 간의 정보 전달 과정)가 필요할 수 있다.
- [254] 도 26은 송신 STA 동작의 일 실시예를 도시한 도면이다.
- [255] 도 26을 참조하면, 송신 STA는 수신 STA와 연결(association)을 수행할 수 있다(S2610). 예를 들어, 송신 STA이 non-AP STA이면 AP인 수신 STA와 연결(association)할 수 있고, 송신 STA이 AP라면 non-AP STA인 수신 STA와 연결(association)할 수 있다.
- [256] 송신 STA는 MPDU를 생성할 수 있다(S2620). 예를 들어, 송신 STA의 MAC 계층은 상위 계층으로부터 전송할 데이터(예를 들어, TCP/IP(transmission control protocol/internet protocol) PDU(protocol data unit) 등)을 전달 받으면 상기 상위

계층으로부터 수신한 데이터를 기초로 MPDU를 생성할 수 있다. 예를 들어, 송신 STA는 복수의 MPDU를 연결하여 하나의 A-MPDU(aggregated MPDU)를 구성할 수 있다. MPDU와 코드워드를 매핑할 수 있는 정보(예를 들어, 서브프레임 길이(subframe size)에 관련된 정보)는 MAC 레벨 신호에 포함될 수 있다. MPDU와 코드워드를 매핑할 수 있는 정보(예를 들어, 서브프레임 길이(subframe size)에 관련된 정보)는 서브프레임 마다 포함되거나, A-MPDU의 앞에 포함될 수 있다.

- [257] 송신 STA는 PPDU를 생성할 수 있다(S2630). 예를 들어, 송신 STA의 PHY 계층은 MPDU에 PHY 헤더를 결합하여 PPDU를 생성할 수 있다.
- [258] 송신 STA는 PPDU를 수신 STA에게 전송할 수 있다(S2640).
- [259] 송신 STA는 수신 STA로부터 ACK(acknowledgement) 또는 NACK(negative ACK)을 수신할 수 있다(S2650). 예를 들어, 송신 STA는 A-MPDU에 포함된 MPDU 각각에 대한 BA(block ACK)를 수신할 수 있다. ACK 및 NACK은 MPDU 단위로 전송된다. 즉, MPDU 마다 수신 성공 여부에 대한 피드백(ACK 또는 NACK)이 전송될 수 있다.
- [260] 송신 STA는 전송했던 PPDU에 포함된 MPDU 중 하나 이상의 MPDU에 대한 NACK을 수신하면, 상기 NACK에 관련된 MPDU를 재전송할 수 있다(S2660). 예를 들어, 송신 STA는 NACK에 관련된 MPDU와 새로 전송할 MPDU들을 포함하는 PPDU를 전송할 수 있다. 예를 들어, 송신 STA는 NACK에 관련된 MPDU만을 전송할 수 있다.
- [261] 송신 STA는 모든 MPDU에 대한 ACK을 수신할 수 있다(S2670). 송신 STA이 전송한 모든 MPDU에 대한 ACK을 수신하고, 더 이상 전송할 데이터가 없는 경우, 송수신 과정이 종료될 수 있다.
- [262] 도 27은 수신 STA 동작의 일 실시예를 도시한 도면이다.
- [263] 도 27을 참조하면, 수신 STA는 송신 STA와 연결(association)을 수행할 수 있다(S2710). 예를 들어, 수신 STA이 non-AP STA이면 AP인 송신 STA와 연결(association)할 수 있고, 수신 STA이 AP라면 non-AP STA인 송신 STA와 연결(association)할 수 있다.
- [264] 수신 STA는 PPDU를 수신할 수 있다(S2720). 예를 들어, 수신 STA의 PHY 계층은 수신한 PPDU를 모두 버퍼에 저장할 수 있다. 예를 들어, 수신 STA의 PHY 계층은 수신한 PPDU에 포함된 모든 MPDU를 버퍼에 저장할 수 있다. 수신 STA의 MAC 계층은 PPDU의 MAC 레벨 신호에 포함된 정보를 기초로 PPDU에 포함된 MPDU들이 각각 어떤 코드워드(codeword)와 매핑되어 있는지 알 수 있다. 예를 들어, 수신 STA는 MAC 레벨 신호에 포함된 정보를 기초로 각 서브프레임이 몇 개의 코드워드로 구성되었는지 알 수 있고, 각 MPDU가 어떤 코드워드와 매핑되어 있는지 알 수 있다. 수신 STA의 MAC 계층은 수신 STA의 PHY 계층에 각 MPDU가 어떤 코드워드와 매핑되어 있는지에 관련된 정보를 전달할 수 있다.

- [265] 수신 STA는 수신한 데이터에 대한 오류 검사(error check)를 수행할 수 있다(S2730). 예를 들어, 수신 STA의 MAC 계층은 FCS(frame check sum) 필드를 이용하여 MAC 레벨에서 오류 검사를 수행할 수 있다.
- [266] 수신 STA는 상기 오류 검사 결과를 기초로 ACK 또는 NACK을 전송할 수 있다(S2740). 예를 들어, 수신 STA는 MAC 계층에서 수행한 오류 검사를 기초로 MAC 레벨 ACK(MAC-level ACK)을 전송할 수 있다. 예를 들어, 수신 STA는 수신한 MPDU에 오류가 없는 경우 ACK을 전송할 수 있고, 수신한 MPDU에 오류가 있는 경우 NACK을 전송할 수 있다. 예를 들어, 수신 STA는 각 MPDU의 오류 검사 결과에 따른 BA(block ACK)를 전송할 수 있다.
- [267] 수신 STA는 MAC 계층의 오류 검사 결과에 따라 성공적으로 수신된 MPDU에 매핑(mapping)되는 코드워드를 삭제할 수 있다(S2750). 예를 들어, 수신 STA의 PHY 계층은 S2720 단계에서 저장한 코드워드들 중에 MAC 계층 오류 검사에 따라 오류가 없는 MPDU에 해당하는 코드워드들은 삭제하고, 오류가 있는 MPDU에 해당하는 코드워드들은 계속 버퍼에 저장해 둘 수 있다.
- [268] 수신 STA는 PPDU를 수신할 수 있다(S2760). 예를 들어, 수신 STA는 재전송된 MPDU를 포함하는 PPDU를 수신할 수 있다. PPDU는 새로운 MPDU와 재전송된 MPDU를 포함할 수 있다. 예를 들어, 수신 STA의 PHY 계층은 재전송된 MPDU에 해당하는 코드워드와 버퍼에 저장되어 있던 상기 MPDU에 해당하는 코드워드를 HARQ 컴바이닝(combining)한 후 MAC 계층으로 전달할 수 있다.
- [269] 수신 STA는 수신한 데이터에 대한 오류 검사를 수행할 수 있고, 오류가 없는 경우 ACK을 전송할 수 있다(S2770). 예를 들어, 수신 STA의 MAC 계층은 FCS(frame check sum) 필드를 이용하여 MAC 레벨에서 MPDU에 대한 오류 검사를 수행할 수 있고, 오류가 없는 경우 상기 MPDU에 대한 ACK을 전송할 수 있다. 수신 STA는 더 이상 재전송될 데이터(예를 들어, MPDU)가 없는 경우 재전송을 위한 버퍼를 비울 수 있다. 즉, 수신 STA는 성공적으로 수신된 MPDU에 매핑되는 코드워드들은 버퍼에서 삭제할 수 있다.
- [270] 도 26 및 도 27의 일례에 표시된 세부 단계 중 일부는 필수 단계가 아닐 수 있고, 생략될 수 있다. 예를 들어, 도 26의 Association(S2610) 단계, ACK/NACK 전송(S2650) 단계, 재전송(S2660) 단계, ACK 수신(S2670) 단계가 생략될 수 있다. 또한 도 26 및 도 27에 도시된 단계 외에 다른 단계가 추가될 수 있고, 상기 단계들의 순서는 달라질 수 있다. 상기 단계들 중 일부 단계가 독자적 기술적 의미를 가질 수 있다.
- [271] (1) 프레임 포맷(frame format)
- [272] MPDU가 포함된 서브프레임 길이(subframe size)를 코드워드 길이(codeword length)의 정수 배 단위로 이루어지도록 정의할 수 있다. 하나의 서브프레임은 하나의 MPDU를 포함할 수 있다. 서브프레임 길이가 코드워드 길이의 정수 배이면 복수의 MPDU가 하나의 PPDU에 존재할 때(예를 들어, A-MPDU) 송신 STA이 수신 STA의 PHY 계층에서 어떤 코드워드를 버퍼링하고, HARQ

컴바이닝 해야 할 지 알려 주기 용이할 수 있다.

[273] 도 28은 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 PPDU 포맷을 도시한 도면이고, 도 29는 서브프레임 길이를 코드워드 길이의 정수 배로 정의했을 때의 A-MPDU 포맷을 도시한 도면이다.

[274] 도 28 및 도 29를 참조하면, 서브프레임은 MPDU delimiter 필드, MPDU, 패딩 비트(padding bits)를 포함할 수 있다. 패딩 비트의 길이는 MPDU와 MPDU delimiter의 길이를 기반으로 서브프레임의 길이가 코드워드 길이의 정수 배가 될 수 있도록 하는 길이로 결정될 수 있다. 예를 들어, 코드워드 길이는 PPDU에서 사용된 MCS(modulation and coding scheme), 코드 레이트(code rate)에 따라 결정되는 LDPC(low density parity check) 코드워드의 길이를 의미할 수 있다. 서브프레임(subframe)에 패딩 비트(padding bits)를 삽입함으로써 코드워드의 경계(boundary)와 서브프레임의 경계를 맞출 수 있다. 따라서 수신단 PHY에서 MPDU 단위로 HARQ 컴바이닝(combining)을 수행할 수 있다. 즉, 패딩 비트를 통해 서브프레임의 경계와 코드워드의 경계를 일치시킴으로써 수신 실패한 서브프레임에 관련된 코드워드들만 HARQ 동작에 관여하는 효과를 얻을 수 있다. 서브프레임에 포함되는 코드워드의 개수(즉, 서브프레임의 길이)에 관련된 정보는 HARQ(hybrid automatic repeat request) 헤더에 포함될 수 있다. 따라서 수신 STA의 PHY는 PPDU를 수신하면 각 서브프레임에 해당하는 코드워드 개수를 바로 알 수 없다. 수신 STA의 MAC 계층에서 서브프레임 길이(subframe size)에 관련된 정보를 획득하면, 수신 STA의 MAC 계층이 수신 STA의 PHY 계층에게 각 서브프레임을 구성하는 코드워드 개수를 알려 줄 수 있다. A-MPDU는 복수의 서브프레임들과 HARQ 헤더를 포함할 수 있다. HARQ 헤더는 MAC 계층에서 생성될 수 있고, 서브프레임들의 앞에 위치할 수 있다. 즉, 서브프레임들은 HARQ 헤더 뒤에 위치할 수 있다. HARQ 헤더는 A-MPDU에 포함된 MPDU(또는, 서브프레임)들의 HARQ 동작을 위한 정보를 포함할 수 있다. PPDU는 A-MPDU와 PHY 헤더를 포함할 수 있다. PHY 헤더는 레가시 PHY 헤더(legacy PHY header) 등을 포함할 수 있다.

[275] 서브프레임들의 길이가 모두 같다면 서브프레임의 길이(예를 들어, HARQ unit size)에 대한 하나의 값만 HARQ 헤더에 포함될 수 있고, 서브프레임의 길이가 다르다면 각 서브프레임 길이에 대한 코드워드 개수에 대한 정보가 HARQ 헤더에 포함될 수 있다. HARQ 헤더에는 서브프레임의 총 개수에 관련된 정보도 포함될 수 있다. 복수의 서브프레임들은 HARQ 헤더 다음에 위치할 수 있다. HARQ 헤더는 송신 STA의 MAC 계층에서 생성될 수 있고, 수신 STA의 MAC 계층에서 읽힐 수 있다.

[276] 예를 들어, 송신 STA와 수신 STA이 사전에 코드워드 개수에 대하여 협상(negotiation)하였다면, 상기 도 29의 HARQ unit size array 필드(즉, 서브프레임 길이에 관련된 정보를 코드워드의 개수로 나타낸 필드)는 생략될 수 있다.

- [277] 도 30은 MU(multi user)-RTS(request to send)를 이용하여 서브프레임 개수 및 길이에 대한 정보를 전송하는 방법의 일 실시예를 도시한 도면이다.
- [278] 도 30을 참조하면, MU-RTS에 서브프레임 개수 및 길이에 대한 정보가 포함될 수 있다. 예를 들어, MU-RTS의 사용자 정보(user info) 필드에 서브프레임 개수 및 길이에 대한 정보가 포함될 수 있다. 예를 들어 MU-RTS 사용자 정보 필드의 Trigger Dependent User Info 필드에 서브프레임 개수(The number of subframes) 필드와 서브프레임 길이(HARQ unit size array) 필드가 포함될 수 있다. 예를 들어, 모든 서브프레임의 길이가 동일한 경우 서브프레임 길이 필드는 하나의 값만 포함할 수 있고, 서브프레임마다 길이가 다른 경우 서브프레임 길이 필드는 각 서브프레임의 길이에 대한 정보를 포함할 수 있다.
- [279] 송신 STA은 MU-RTS를 전송할 수 있고, 수신 STA은 MU-RTS를 수신할 수 있다. 수신 STA은 수신한 MU-RTS를 기초로 이후 수신하는 PPDU에 대한 HARQ 컴바이닝 및 HARQ 재전송 절차를 수행할 수 있다.
- [280] 예를 들어, 송신 STA과 수신 STA이 사전에 코드워드 개수에 대하여 협상(negotiation)하였다면, 상기 도 30의 HARQ unit size array 필드(즉, 서브프레임 길이에 관련된 정보를 코드워드의 개수로 나타낸 필드)는 생략될 수 있다.
- [281] (2) HARQ 전송 절차
- [282] 도 31 및 도 32는 HARQ 전송 절차의 실시예를 도시한 도면이다.
- [283] 도 31은 도 28 내지 도 29에서와 같이 수신 STA이 PPDU에 포함된 서브프레임의 길이를 HARQ 헤더를 통해 알 수 있는 경우 HARQ 전송 절차의 일 실시예를 도시한 도면이다.
- [284] 송신 STA은 PPDU를 수신 STA에 전송할 수 있다. PPDU는 도 28 내지 도 29를 기초로 구성될 수 있다.
- [285] 수신 STA은 PPDU를 수신할 수 있다. 수신 STA은 수신된 PPDU의 PHY 헤더에 포함된 서브프레임 길이에 대한 정보(예를 들어, HARQ unit size)를 획득할 수 있다. 수신된 PPDU는 재전송되지 않은 MPDU만으로 구성된 PPDU일 수 있다. 수신 STA은 모든 코드워드를 버퍼에 저장할 수 있다(S3110). 수신 STA은 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 예를 들어, 수신 STA의 PHY 계층은 PPDU를 수신하면 바로 서브프레임에 매핑되는 코드워드를 알 수 없으나, 수신 STA의 MAC 계층은 PPDU의 HARQ 헤더를 기초로 서브프레임의 길이(즉, 서브프레임의 길이를 코드워드 개수로 나타낸 값)를 알 수 있다. 수신 STA의 MAC 계층은 수신 STA의 PHY 계층에게 서브프레임의 길이에 관련된 정보를 전달할 수 있고, 따라서 수신 STA의 PHY 계층은 서브프레임에 매핑되는 코드워드를 알 수 있다. 수신 STA의 PHY 계층은 모든 데이터의 코드 워드를 버퍼에 저장하고, 데이터(예를 들어, 제1 서브프레임 내지 제3 서브프레임)를 MAC 계층에 전달할 수 있다.
- [286] 수신 STA은 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC

계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, PPDU에 포함된 제1 내지 제3 서브프레임 중 제1 서브프레임은 성공적으로 수신되고(즉, 오류 없이 수신되고), 제2 내지 제3 서브프레임에서는 오류가 발생할 수 있다.

[287] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S3120). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들(예를 들어, 제1 서브프레임에 매핑되는 코드워드들)을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고 있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다.

[288] 송신 STA는 HARQ 재전송 요청(예를 들어, HARQ 피드백 또는 Block ACK)을 수신할 수 있다. 송신 STA는 재전송이 요청된 MPDU를 포함하는 PPDU를 전송할 수 있다. 예를 들어, 송신 STA는 재전송 요청된 제2 서브프레임 및 제3 서브프레임을 포함하는 PPDU를 전송할 수 있다. 상기 PPDU의 HARQ 헤더는 서브프레임 길이에 대한 정보(예를 들어, 서브프레임이 몇 개의 코드워드로 구성되어 있는지에 관련된 정보)가 포함될 수 있다.

[289] 수신 STA는 PPDU를 수신할 수 있다. 수신 STA는 수신된 PPDU의 HARQ 헤더에 포함된 서브프레임 길이에 대한 정보(예를 들어, 서브프레임이 몇 개의 코드워드로 구성되어 있는지에 관련된 정보)를 획득할 수 있다.

[290] 예를 들어, 수신 STA의 PHY 계층은 HARQ 헤더를 MAC 계층에 전달할 수 있다. 수신 STA의 MAC 계층은 HARQ 헤더를 기초로 서브프레임이 몇 개의 코드워드로 구성되어 있는지에 관련된 정보(즉, 서브프레임 길이)를 획득할 수 있고, 수신 STA의 PHY 계층에게 서브프레임 길이 정보를 알려 줄 수 있다. 수신 STA의 PHY 계층은 서브프레임 길이 정보를 획득할 수 있고, 서브프레임에 매핑되는 코드워드를 알 수 있다.

[291] 수신된 PPDU는 재전송된 MPDU(예를 들어, 제2 내지 제3 서브프레임) 및 초기전송된 MPDU(예를 들어, 제4 서브프레임)를 포함하는 PPDU일 수 있다. 수신 STA는 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 수신 STA는 새로 전송된 서브프레임에 매핑되는 코드워드를 버퍼에 저장할 수 있다. 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들도 버퍼에 저장할 수 있다. 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들을 기존에 버퍼에 저장되어 있던 코드워드들과 컴바이닝(combining)할 수 있다(S3130).

예를 들어, 수신 STA의 PHY 계층은 버퍼에 저장되어 있던 제2 서브프레임에 매핑되는 코드워드들과 재전송된 제2 서브프레임에 매핑되는 코드워드들을 컴바이닝 할 수 있고, 컴바이닝된 코드워드들을 MAC 계층에 전달할 수 있다(S3130). 수신 STA는 제1 서브프레임은 성공적으로 수신되었으므로, 버퍼에는 제2 서브프레임 및 제3 서브프레임이 저장되어 있음을 알고 있고, 제2 서브프레임 및 제3 서브프레임의 길이도 알고 있으므로, 제2 서브프레임과 제3 서브프레임을 수신하는 순서대로 구별할 수 있다. 따라서 수신 STA는 버퍼에 저장된 제2 및 제3 서브프레임과 재전송된 제2 및 제3 서브프레임을 컴바이닝 할 수 있다.

- [292] 수신 STA는 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 PHY 계층으로부터 컴바이닝 된 제2 서브프레임을 획득할 수 있고, FCS 필드를 이용하여 제2 서브프레임에 대한 오류 검사(error check)를 수행할 수 있다.
- [293] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S3140). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고 있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임을 성공적으로 수신할 수 있다. 즉, 수신한 제2 내지 제4 서브프레임에서 오류 검사 결과 오류가 발생하지 않을 수 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임에 대해 성공적으로 수신되었다는 HARQ 피드백을 전송할 수 있고, 버퍼에 저장된 제2 내지 제4 서브프레임에 매핑되는 코드워드들을 삭제할 수 있다.
- [294] 도 32는 도 30에서와 같이 수신 STA이 PPDU에 포함된 서브프레임의 길이를 MU-RTS를 통해 알 수 있는 경우 HARQ 전송 절차의 일 실시예를 도시한 도면이다.
- [295] 송신 STA는 MU-RTS를 수신 STA에 전송할 수 있다.
- [296] 수신 STA는 MU-RTS를 수신할 수 있다(S3210). 수신 STA는 수신된 MU-RTS에 포함된 서브프레임 길이에 대한 정보(예를 들어, HARQ unit size array)를 획득할 수 있다. MU-RTS는 도 30과 같이 구성될 수 있다. 서브프레임 길이에 대한 정보는 이후 수신할 PPDU에 포함된 서브프레임의 길이에 대한 정보일 수 있다.

수신 STA의 MAC 계층은 서브프레임 길이에 대한 정보를 수신 STA의 PHY 계층에 전달할 수 있다. 수신 STA의 PHY 계층은 이후 수신할 PPDU의 서브프레임의 길이(즉, 코드워드 개수)에 대한 정보를 획득할 수 있다. 수신 STA는 CTS(clear to send)를 전송할 수 있다.

[297] 송신 STA는 PPDU를 수신 STA에 전송할 수 있다.

[298] 수신 STA는 PPDU를 수신할 수 있다. 수신된 PPDU는 재전송되지 않은 MPDU만으로 구성된 PPDU일 수 있다. 수신 STA는 모든 코드워드를 버퍼에 저장할 수 있다(S3220). 수신 STA는 기 수신된 MU-RTS에 포함된 서브프레임 길이 정보를 기초로 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 예를 들어, 수신 STA의 PHY 계층은 서브프레임의 길이(즉, 서브프레임의 길이를 코드워드 개수로 나타낸 값)를 알 수 있다. 수신 STA의 PHY 계층은 모든 데이터(즉, 서브프레임)를 구성하는 코드 워드를 버퍼에 저장하고, 데이터(예를 들어, 제1 서브프레임 내지 제3 서브프레임)를 MAC 계층에 전달할 수 있다.

[299] 수신 STA는 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, PPDU에 포함된 제1 내지 제3 서브프레임 중 제1 서브프레임은 성공적으로 수신되고(즉, 오류 없이 수신되고), 제2 내지 제3 서브프레임에서는 오류가 발생할 수 있다.

[300] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S3230). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들(예를 들어, 제1 서브프레임에 매핑되는 코드워드들)을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고 있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다.

[301] 송신 STA는 HARQ 재전송 요청(예를 들어, HARQ 피드백 또는 Block ACK)을 수신할 수 있다. 송신 STA는 MU-RTS를 전송할 수 있다. MU-RTS는 서브프레임 길이에 대한 정보를 포함할 수 있다. MU-RTS에 포함된 서브프레임 길이에 대한 정보는 이후 전송될 PPDU에 포함된 서브프레임의 길이에 대한 정보일 수 있다.

[302] 수신 STA는 MU-RTS를 수신할 수 있다(S3240). 수신 STA의 MAC 계층은 서브프레임 길이에 대한 정보를 수신 STA의 PHY 계층에 전달할 수 있다. 수신 STA의 PHY 계층은 이후 수신할 PPDU의 서브프레임의 길이(즉, 코드워드 개수)에 대한 정보를 획득할 수 있다. 수신 STA는 CTS를 전송할 수 있다.

- [303] 송신 STA는 재전송이 요청된 MPDU를 포함하는 PPDU를 전송할 수 있다. 예를 들어, 송신 STA는 재전송 요청된 제2 서브프레임 및 제3 서브프레임을 포함하는 PPDU를 전송할 수 있다.
- [304] 수신 STA는 PPDU를 수신할 수 있다. 수신 STA는 기 수신된 MU-RTS에 포함된 서브프레임 길이 정보를 기초로 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 예를 들어, 수신 STA의 PHY 계층은 서브프레임의 길이(즉, 서브프레임의 길이를 코드워드 개수로 나타낸 값)를 알 수 있다.
- [305] 수신된 PPDU는 재전송된 MPDU(예를 들어, 제2 내지 제3 서브프레임) 및 초기전송된 MPDU(예를 들어, 제4 서브프레임)를 포함하는 PPDU일 수 있다. 수신 STA는 기 수신된 MU-RTS에 포함된 서브프레임 길이 정보를 기초로 각 MPDU(즉, 서브프레임)에 매핑되는 코드워드를 알 수 있다. 수신 STA는 새로 전송된 서브프레임에 매핑되는 코드워드를 버퍼에 저장할 수 있다. 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들을 기존에 버퍼에 저장되어 있던 코드워드들과 컴바이닝(combining)할 수 있다(S3250). 수신 STA는 재전송된 서브프레임에 매핑되는 코드워드들도 버퍼에 저장할 수 있다. 예를 들어, 수신 STA의 PHY 계층은 버퍼에 저장되어 있던 제2 서브프레임에 매핑되는 코드워드들과 재전송된 제2 서브프레임에 매핑되는 코드워드들을 컴바이닝 할 수 있고, 컴바이닝된 코드워드들을 MAC 계층에 전달할 수 있다(S3250). 수신 STA는 제1 서브프레임은 성공적으로 수신되었으므로, 버퍼에는 제2 서브프레임 및 제3 서브프레임이 저장되어 있음을 알고 있고, 제2 서브프레임 및 제3 서브프레임의 길이도 알고 있으므로, 제2 서브프레임과 제3 서브프레임을 수신하는 순서대로 구별할 수 있다. 따라서 수신 STA는 버퍼에 저장된 제2 및 제3 서브프레임과 재전송된 제2 및 제3 서브프레임을 컴바이닝 할 수 있다.
- [306] 수신 STA는 데이터의 오류를 검사할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 데이터를 전달 받을 수 있다. 수신 STA의 MAC 계층은 HARQ 유닛(즉, 서브프레임 또는 MPDU) 별로 오류 검사(error check)를 수행할 수 있다. 예를 들어, 수신 STA는 FCS(frame check sum) 필드를 이용하여 MPDU에 대한 오류 검사를 수행할 수 있다. 예를 들어, 수신 STA의 MAC 계층은 PHY 계층으로부터 컴바이닝된 제2 서브프레임을 획득할 수 있고, FCS 필드를 이용하여 제2 서브프레임에 대한 오류 검사(error check)를 수행할 수 있다.
- [307] 수신 STA는 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다(S3260). 예를 들어, 수신 STA의 MAC 계층은 재전송 받아야 할 MPDU를 수신 STA의 PHY 계층에 알려 줄 수 있고, 수신 STA의 PHY 계층은 성공적으로 수신된 서브프레임(또는, MPDU)에 매핑되는 코드워드들을 버퍼에서 삭제할 수 있다. 예를 들어, 수신 STA는 서브프레임 별 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B, block ACK 등)를 전송할 수 있다. 성공적인 수신 여부에 관련된 정보(예를 들어, HARQ F/B)는 별도로 정의된 프레임 포맷을 통해 전송될 수도 있고, 기존에 사용되고

있는 BA(Block ACK) 프레임을 통해서 전송될 수도 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임을 성공적으로 수신할 수 있다. 즉, 수신한 제2 내지 제4 서브프레임에서 오류 검사 결과 오류가 발생하지 않을 수 있다. 예를 들어, 수신 STA는 제2 내지 제4 서브프레임에 대해 성공적으로 수신되었다는 HARQ 피드백을 전송할 수 있고, 버퍼에 저장된 제2 내지 제4 서브프레임에 매핑되는 코드워드들을 삭제할 수 있다.

- [308] 상술한 본 명세서의 기술적 특징은 다양한 장치 및 방법에 적용될 수 있다. 예를 들어, 상술한 본 명세서의 기술적 특징은 도 1 및/또는 도 19의 장치를 통해 수행/지원될 수 있다. 예를 들어, 상술한 본 명세서의 기술적 특징은, 도 1 및/또는 도 19의 일부에만 적용될 수 있다. 예를 들어, 상술한 본 명세서의 기술적 특징은, 도 1의 프로세싱 칩(114, 124)을 기초로 구현되거나, 도 1의 프로세서(111, 121)와 메모리(112, 122)를 기초로 구현되거나, 도 19의 프로세서(610)와 메모리(620)를 기초로 구현될 수 있다. 예를 들어, 본 명세서의 장치는, 메모리 및 상기 메모리와 동작 가능하게 결합된 프로세서(processor)를 포함하되, 상기 프로세서는 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되, 상기 서브프레임은 MPDU(MAC(media access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고, 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고, 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 해당하는 코드워드 개수 정보이고, 그리고 상기 PPDU를 전송하도록 설정될 수 있다.

- [309] 본 명세서의 기술적 특징은 CRM(computer readable medium)을 기초로 구현될 수 있다. 예를 들어, 본 명세서에 의해 제안되는 CRM은, 무선랜(Wireless Local Area Network) 시스템의 STA(station)의 적어도 하나의 프로세서(processor)에 의해 실행됨을 기초로 하는 명령어(instruction)를 포함하는 적어도 하나의 컴퓨터로 읽을 수 있는 기록매체(computer readable medium)에 있어서, 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되, 상기 서브프레임은 MPDU(MAC(media access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고, 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고, 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 해당하는 코드워드 개수 정보인, 단계 및 상기 PPDU를 전송하는 단계를 포함하는 동작(operation)을 수행하는 명령어(instructions)를 저장할 수 있다.

- [310] 본 명세서의 CRM 내에 저장되는 명령어는 적어도 하나의 프로세서에 의해 실행(execute)될 수 있다. 본 명세서의 CRM에 관련된 적어도 하나의 프로세서는 도 1의 프로세서(111, 121) 또는 프로세싱 칩(114, 124)이거나, 도 19의 프로세서(610)일 수 있다. 한편, 본 명세서의 CRM은 도 1의 메모리(112,

- 122)이거나 도 19의 메모리(620)이거나, 별도의 외부 메모리/저장매체/디스크 등일 수 있다.
- [311] 상술한 본 명세서의 기술적 특징은 다양한 응용예(application)나 비즈니스 모델에 적용 가능하다. 예를 들어, 인공 지능(Artificial Intelligence: AI)을 지원하는 장치에서의 무선 통신을 위해 상술한 기술적 특징이 적용될 수 있다.
- [312] 인공 지능은 인공적인 지능 또는 이를 만들 수 있는 방법론을 연구하는 분야를 의미하며, 머신 러닝(기계 학습, Machine Learning)은 인공 지능 분야에서 다루는 다양한 문제를 정의하고 그것을 해결하는 방법론을 연구하는 분야를 의미한다. 머신 러닝은 어떠한 작업에 대하여 꾸준한 경험을 통해 그 작업에 대한 성능을 높이는 알고리즘으로 정의하기도 한다.
- [313] 인공 신경망(Artificial Neural Network; ANN)은 머신 러닝에서 사용되는 모델로써, 시냅스의 결합으로 네트워크를 형성한 인공 뉴런(노드)들로 구성되는, 문제 해결 능력을 가지는 모델 전반을 의미할 수 있다. 인공 신경망은 다른 레이어의 뉴런들 사이의 연결 패턴, 모델 파라미터를 갱신하는 학습 과정, 출력값을 생성하는 활성화 함수(Activation Function)에 의해 정의될 수 있다.
- [314] 인공 신경망은 입력층(Input Layer), 출력층(Output Layer), 그리고 선택적으로 하나 이상의 은닉층(Hidden Layer)를 포함할 수 있다. 각 층은 하나 이상의 뉴런을 포함하고, 인공 신경망은 뉴런과 뉴런을 연결하는 시냅스를 포함할 수 있다. 인공 신경망에서 각 뉴런은 시냅스를 통해 입력되는 입력 신호들, 가중치, 편향에 대한 활성 함수의 함수값을 출력할 수 있다.
- [315] 모델 파라미터는 학습을 통해 결정되는 파라미터를 의미하며, 시냅스 연결의 가중치와 뉴런의 편향 등이 포함된다. 그리고, 하이퍼파라미터는 머신 러닝 알고리즘에서 학습 전에 설정되어야 하는 파라미터를 의미하며, 학습률(Learning Rate), 반복 횟수, 미니 배치 크기, 초기화 함수 등이 포함된다.
- [316] 인공 신경망의 학습의 목적은 손실 함수를 최소화하는 모델 파라미터를 결정하는 것으로 볼 수 있다. 손실 함수는 인공 신경망의 학습 과정에서 최적의 모델 파라미터를 결정하기 위한 지표로 이용될 수 있다.
- [317] 머신 러닝은 학습 방식에 따라 지도 학습(Supervised Learning), 비지도 학습(Unsupervised Learning), 강화 학습(Reinforcement Learning)으로 분류할 수 있다.
- [318] 지도 학습은 학습 데이터에 대한 레이블(label)이 주어진 상태에서 인공 신경망을 학습시키는 방법을 의미하며, 레이블이란 학습 데이터가 인공 신경망에 입력되는 경우 인공 신경망이 추론해 내야 하는 정답(또는 결과 값)을 의미할 수 있다. 비지도 학습은 학습 데이터에 대한 레이블이 주어지지 않는 상태에서 인공 신경망을 학습시키는 방법을 의미할 수 있다. 강화 학습은 어떤 환경 안에서 정의된 에이전트가 각 상태에서 누적 보상을 최대화하는 행동 혹은 행동 순서를 선택하도록 학습시키는 학습 방법을 의미할 수 있다.
- [319] 인공 신경망 중에서 복수의 은닉층을 포함하는 심층 신경망(DNN: Deep Neural

Network)으로 구현되는 머신 러닝을 딥 러닝(심층 학습, Deep Learning)이라 부르기도 하며, 딥 러닝은 머신 러닝의 일부이다. 이하에서, 머신 러닝은 딥 러닝을 포함하는 의미로 사용된다.

- [320] 또한 상술한 기술적 특징은 로봇의 무선 통신에 적용될 수 있다.
- [321] 로봇은 스스로 보유한 능력에 의해 주어진 일을 자동으로 처리하거나 작동하는 기계를 의미할 수 있다. 특히, 환경을 인식하고 스스로 판단하여 동작을 수행하는 기능을 갖는 로봇을 지능형 로봇이라 칭할 수 있다.
- [322] 로봇은 사용 목적이나 분야에 따라 산업용, 의료용, 가정용, 군사용 등으로 분류할 수 있다. 로봇은 액츄에이터 또는 모터를 포함하는 구동부를 구비하여 로봇 관절을 움직이는 등의 다양한 물리적 동작을 수행할 수 있다. 또한, 이동 가능한 로봇은 구동부에 휠, 브레이크, 프로펠러 등이 포함되어, 구동부를 통해 지상에서 주행하거나 공중에서 비행할 수 있다.
- [323] 또한 상술한 기술적 특징은 확장 현실을 지원하는 장치에 적용될 수 있다.
- [324] 확장 현실은 가상 현실(VR: Virtual Reality), 증강 현실(AR: Augmented Reality), 혼합 현실(MR: Mixed Reality)을 총칭한다. VR 기술은 현실 세계의 객체나 배경 등을 CG 영상으로만 제공하고, AR 기술은 실제 사물 영상 위에 가상으로 만들어진 CG 영상을 함께 제공하며, MR 기술은 현실 세계에 가상 객체들을 섞고 결합시켜서 제공하는 컴퓨터 그래픽 기술이다.
- [325] MR 기술은 현실 객체와 가상 객체를 함께 보여준다는 점에서 AR 기술과 유사하다. 그러나, AR 기술에서는 가상 객체가 현실 객체를 보완하는 형태로 사용되는 반면, MR 기술에서는 가상 객체와 현실 객체가 동등한 성격으로 사용된다는 점에서 차이점이 있다.
- [326] XR 기술은 HMD(Head-Mount Display), HUD(Head-Up Display), 휴대폰, 태블릿 PC, 랩탑, 데스크탑, TV, 디지털 사이니지 등에 적용될 수 있고, XR 기술이 적용된 장치를 XR 장치(XR Device)라 칭할 수 있다.
- [327] 본 명세서에 기재된 청구항들은 다양한 방식으로 조합될 수 있다. 예를 들어, 본 명세서의 방법 청구항의 기술적 특징이 조합되어 장치로 구현될 수 있고, 본 명세서의 장치 청구항의 기술적 특징이 조합되어 방법으로 구현될 수 있다. 또한, 본 명세서의 방법 청구항의 기술적 특징과 장치 청구항의 기술적 특징이 조합되어 장치로 구현될 수 있고, 본 명세서의 방법 청구항의 기술적 특징과 장치 청구항의 기술적 특징이 조합되어 방법으로 구현될 수 있다.

청구범위

- [청구항 1] 무선랜(Wireless Local Area Network) 시스템에서 수행되는 방법에 있어서, STA(station)이, 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되,
상기 서브프레임은 MPDU(MAC(media access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고,
상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고,
상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보인, 단계; 및
상기 STA이, 상기 PPDU를 전송하는 단계를 포함하는, 방법.
- [청구항 2] 청구항 1에 있어서,
상기 서브프레임 길이에 관련된 정보는 상기 PPDU의 PHY 헤더에 포함되는, 방법.
- [청구항 3] 청구항 1에 있어서,
상기 서브프레임 길이에 관련된 정보는 상기 PPDU의 HARQ(hybrid automatic repeat request) 헤더에 포함되고,
상기 HARQ 헤더는 상기 STA의 MAC 계층에서 생성되는, 방법.
- [청구항 4] 청구항 2에 있어서,
상기 적어도 하나의 서브프레임은 모두 동일한 길이를 가지는, 방법.
- [청구항 5] 청구항 3에 있어서,
상기 PPDU는 상기 PPDU에 포함된 서브프레임의 개수에 관련된 정보를 더 포함하고,
상기 서브프레임 개수에 관련된 정보는 상기 HARQ 헤더에 포함되는, 방법.
- [청구항 6] 청구항 1에 있어서,
상기 STA이, NACK(negative acknowledgement)을 수신하되,
상기 NACK은 MPDU 단위로 매핑되는, 단계; 및
상기 STA이, 상기 NACK에 관련된 MPDU를 재전송하는 단계를 더 포함하는, 방법.
- [청구항 7] 무선랜(Wireless Local Area Network) 시스템에서 사용되는 STA(station)에

있어서, 상기 STA은,
 무선 신호를 송수신하는 송수신기(transceiver); 및
 상기 송수신기에 연결되는 프로세서를 포함하되, 상기 프로세서는,
 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된
 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되,
 상기 서브프레임은 MPDU(MAC(media access control) protocol data unit)
 및 패딩 비트(padding bit)를 포함하고,
 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가
 코드워드(codeword) 길이의 정수배가 되도록 결정되고,
 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에
 관련된 코드워드 개수 정보이고; 그리고
 상기 PPDU를 전송하도록 설정된,
 STA.

[청구항 8] 청구항 7에 있어서,
 상기 서브프레임 길이에 관련된 정보는 상기 PPDU의 PHY 헤더에
 포함되는,

STA.

[청구항 9] 청구항 7에 있어서,
 상기 서브프레임 길이에 관련된 정보는 상기 PPDU의 HARQ(hybrid
 automatic repeat request) 헤더에 포함되고,
 상기 HARQ 헤더는 상기 STA의 MAC 계층에서 생성되는,
 STA.

[청구항 10] 청구항 8에 있어서,
 상기 적어도 하나의 서브프레임은 모두 동일한 길이를 가지는,
 STA.

[청구항 11] 청구항 9에 있어서,
 상기 PPDU는 상기 PPDU에 포함된 서브프레임의 개수에 관련된 정보를
 더 포함하고,
 상기 서브프레임 개수에 관련된 정보는 상기 HARQ 헤더에 포함되는,
 STA.

[청구항 12] 청구항 7에 있어서,
 상기 프로세서는, NACK(negative acknowledgement)을 수신하되,
 상기 NACK은 MPDU 단위로 매핑되고; 그리고
 상기 NACK에 관련된 MPDU를 재전송하도록 더 설정된,
 STA.

[청구항 13] 무선랜(Wireless Local Area Network) 시스템에서 수행되는 방법에 있어서,
 STA(station)이, 적어도 하나의 서브프레임(subframe) 및 서브프레임
 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를

수신하되,
 상기 서브프레임은 MPDU(MAC(medium access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고,
 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고,
 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보인, 단계; 및
 상기 STA이, 상기 PPDU를 디코딩하는 단계를 더 포함하는, 방법.

[청구항 14] 무선랜(Wireless Local Area Network) 시스템에서 사용되는 STA(station)에 있어서, 상기 STA은,
 무선 신호를 송수신하는 송수신기(transceiver); 및
 상기 송수신기에 연결되는 프로세서를 포함하되, 상기 프로세서는, 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 수신하되, 상기 서브프레임은 MPDU(MAC(medium access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고,
 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고,
 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보이고; 그리고
 상기 PPDU를 디코딩하도록 설정된,
 STA.

[청구항 15] 무선랜(Wireless Local Area Network) 시스템의 STA(station)의 적어도 하나의 프로세서(processor)에 의해 실행됨을 기초로 하는 명령어(instruction)를 포함하는 적어도 하나의 컴퓨터로 읽을 수 있는 기록매체(computer readable medium)에 있어서,
 적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된 정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되, 상기 서브프레임은 MPDU(MAC(medium access control) protocol data unit) 및 패딩 비트(padding bit)를 포함하고,
 상기 패딩 비트의 길이는 상기 서브프레임들의 길이가 코드워드(codeword) 길이의 정수배가 되도록 결정되고,
 상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에 관련된 코드워드 개수 정보인, 단계; 및
 상기 PPDU를 전송하는 단계를 포함하는 동작(operation)을 수행하는, 장치.

[청구항 16] 무선랜(Wireless Local Area Network) 시스템 상의 장치에 있어서,

메모리; 및

상기 메모리와 동작 가능하게 결합된 프로세서(processor)를 포함하되,
상기 프로세서는:

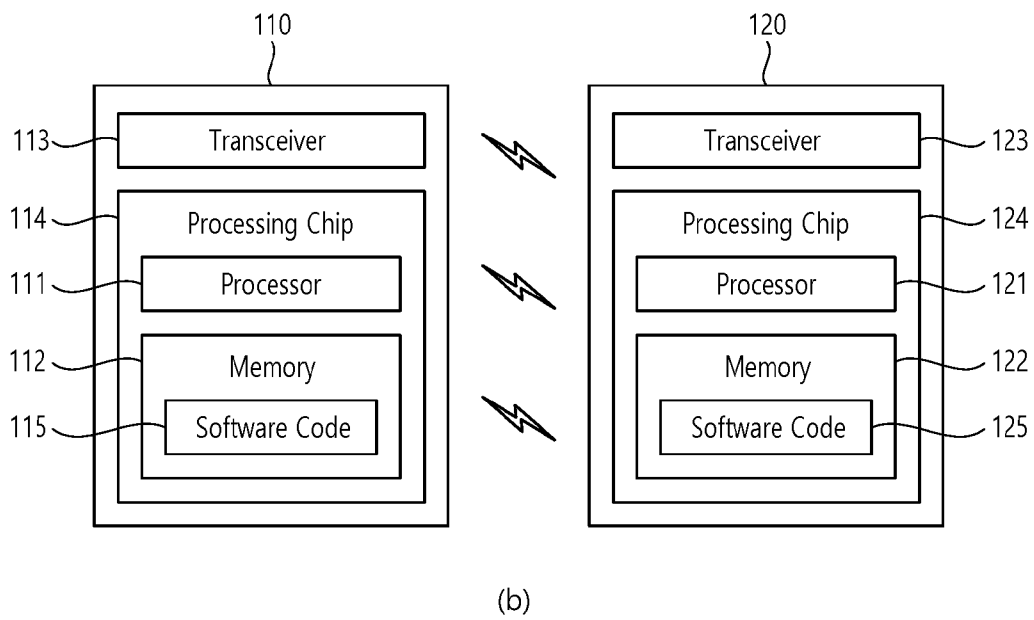
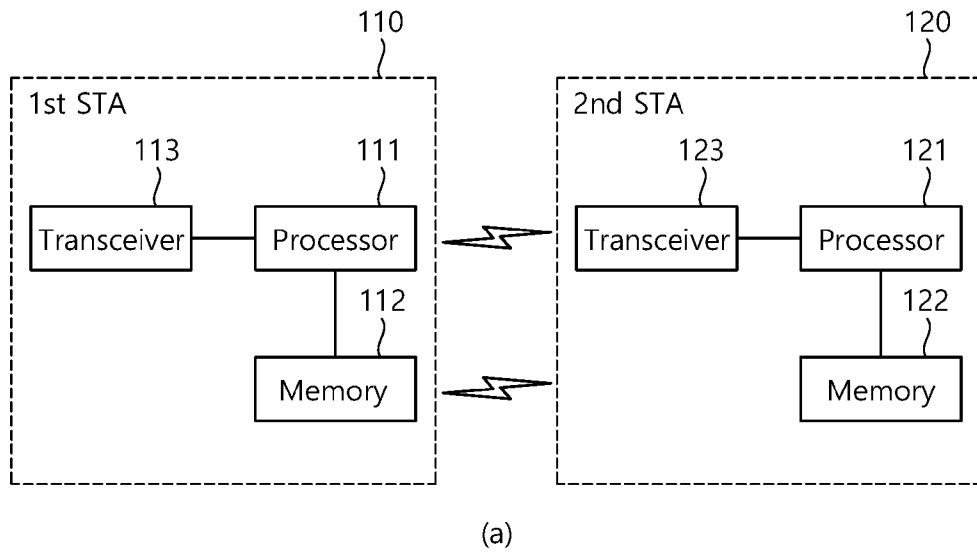
적어도 하나의 서브프레임(subframe) 및 서브프레임 길이에 관련된
정보를 포함하는 PPDU(PHY(physical) protocol data unit)를 생성하되,
상기 서브프레임은 MPDU(MAC(media access control) protocol data unit)
및 패딩 비트(padding bit)를 포함하고,

상기 패딩 비트의 길이는 상기 서브프레임들의 길이가
코드워드(codeword) 길이의 정수배가 되도록 결정되고,

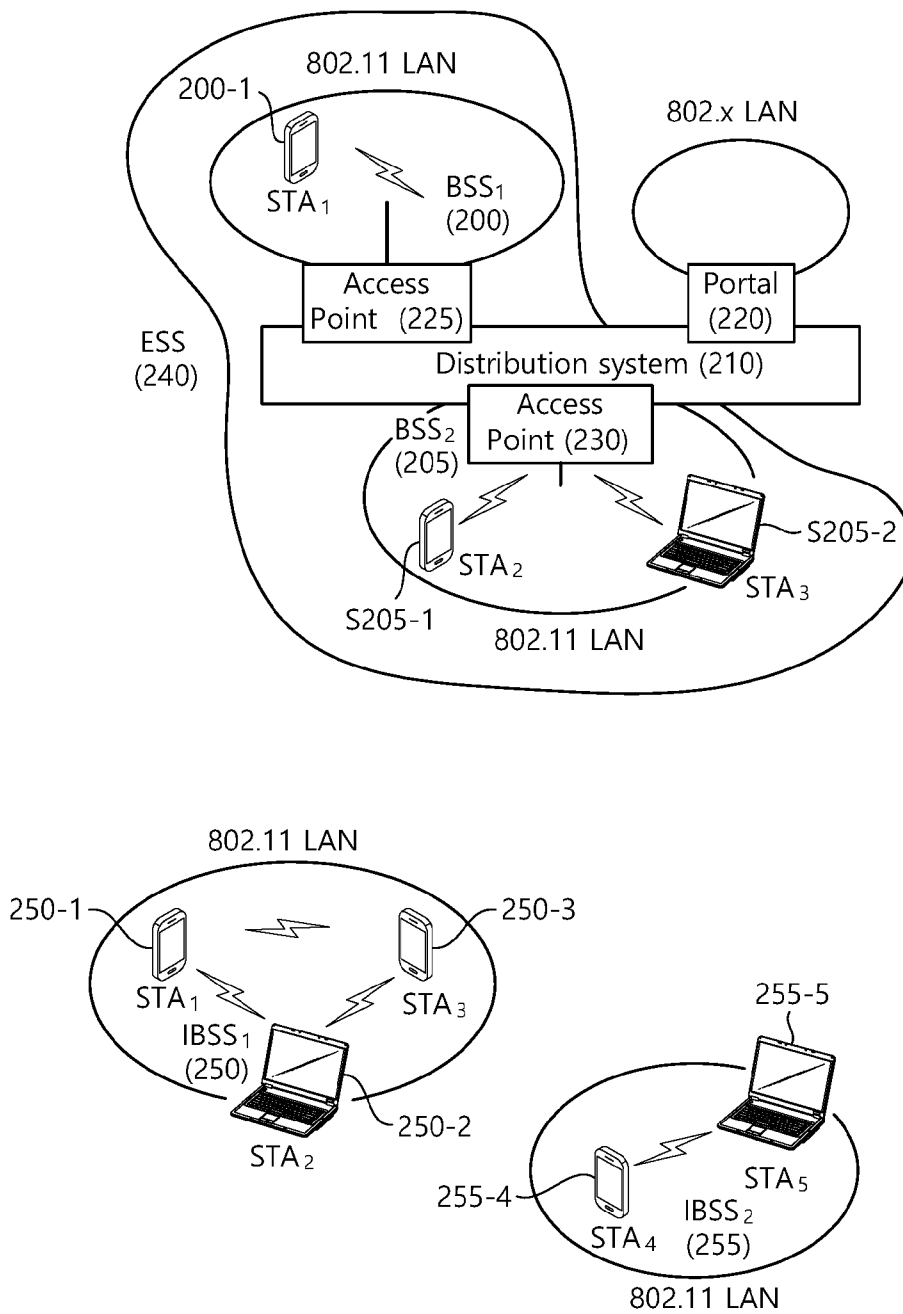
상기 서브프레임 길이에 관련된 정보는 상기 서브프레임의 길이에
관련된 코드워드 개수 정보이고; 그리고

상기 PPDU를 전송하도록 설정된,
장치.

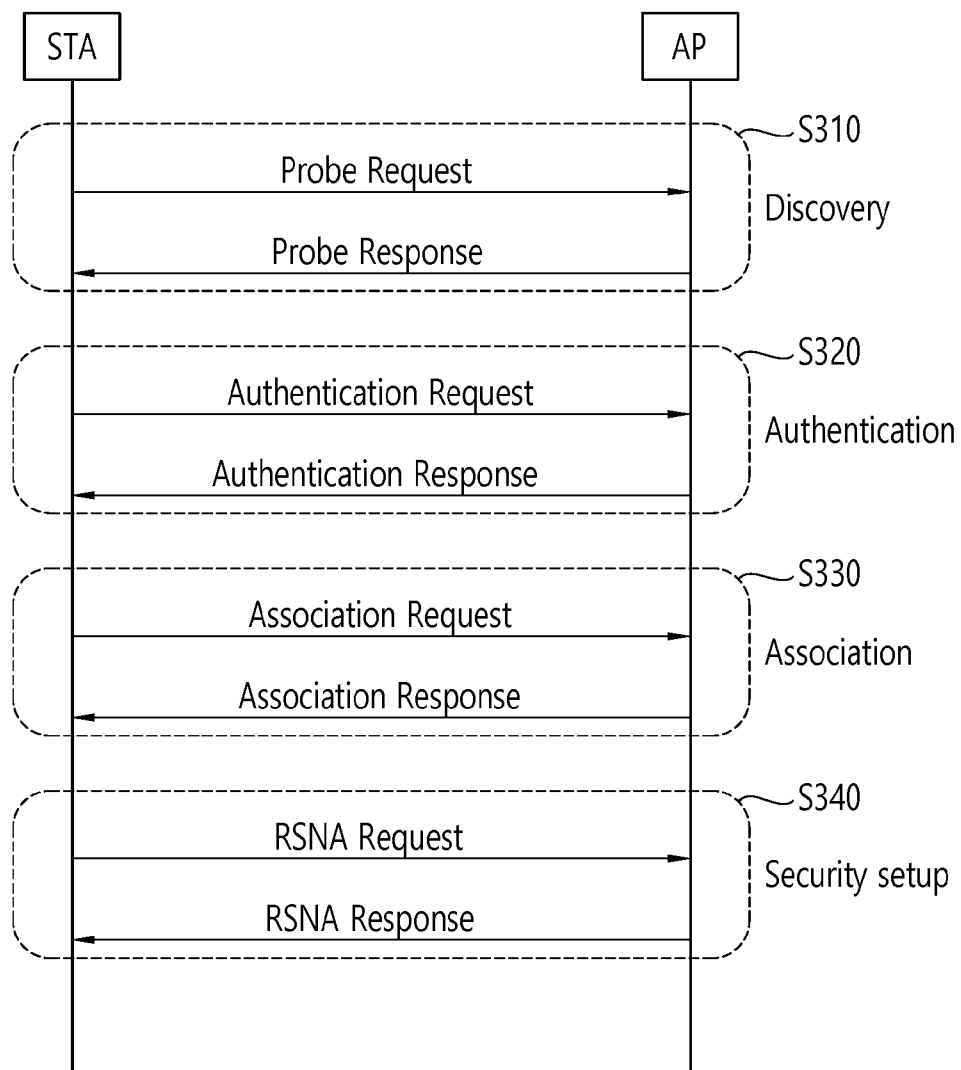
[도 1]



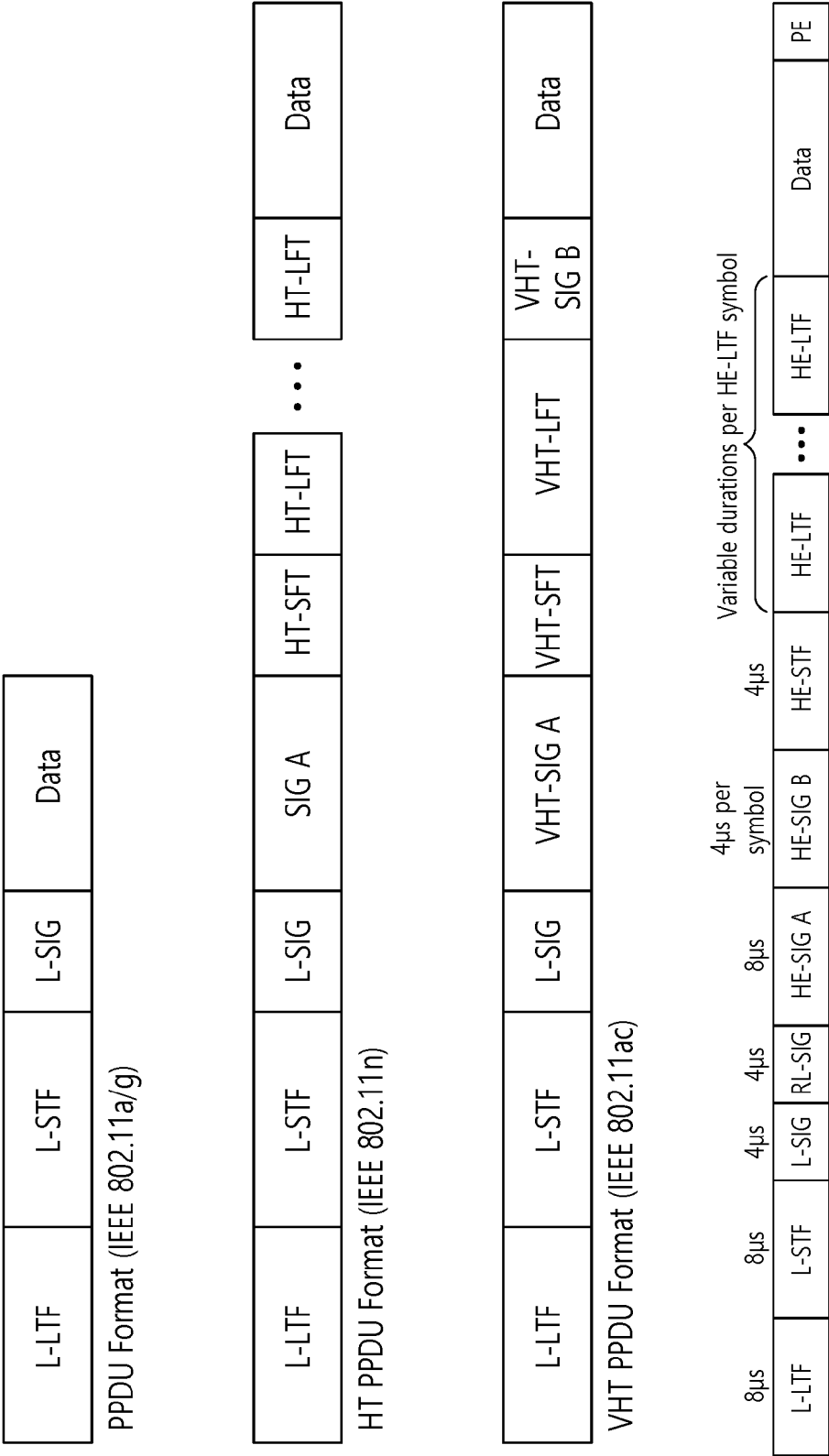
[도2]



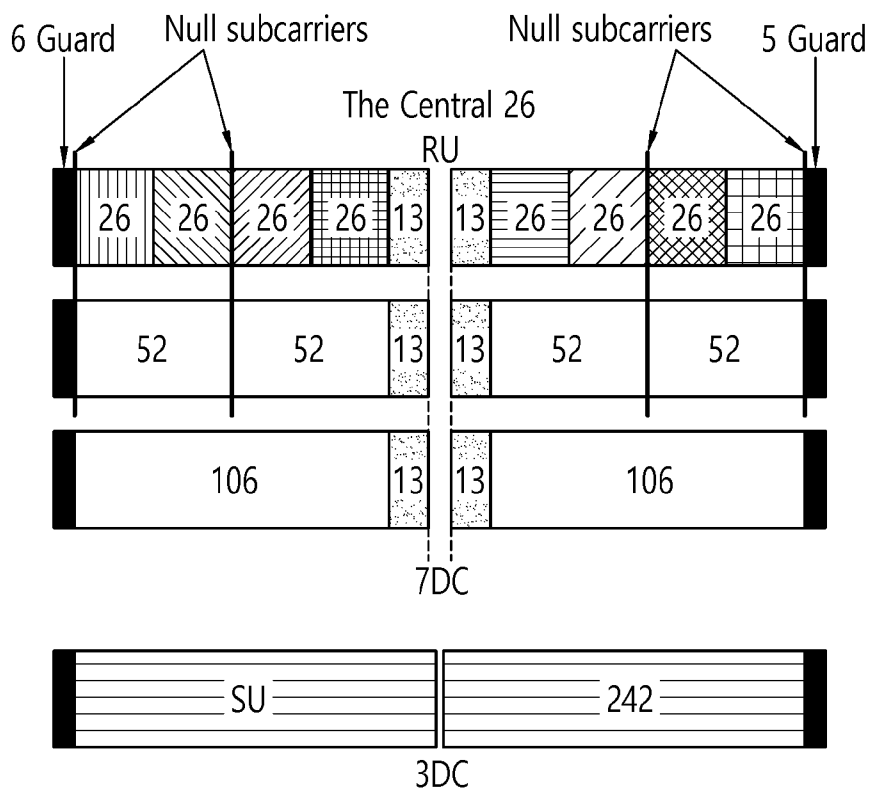
[도3]



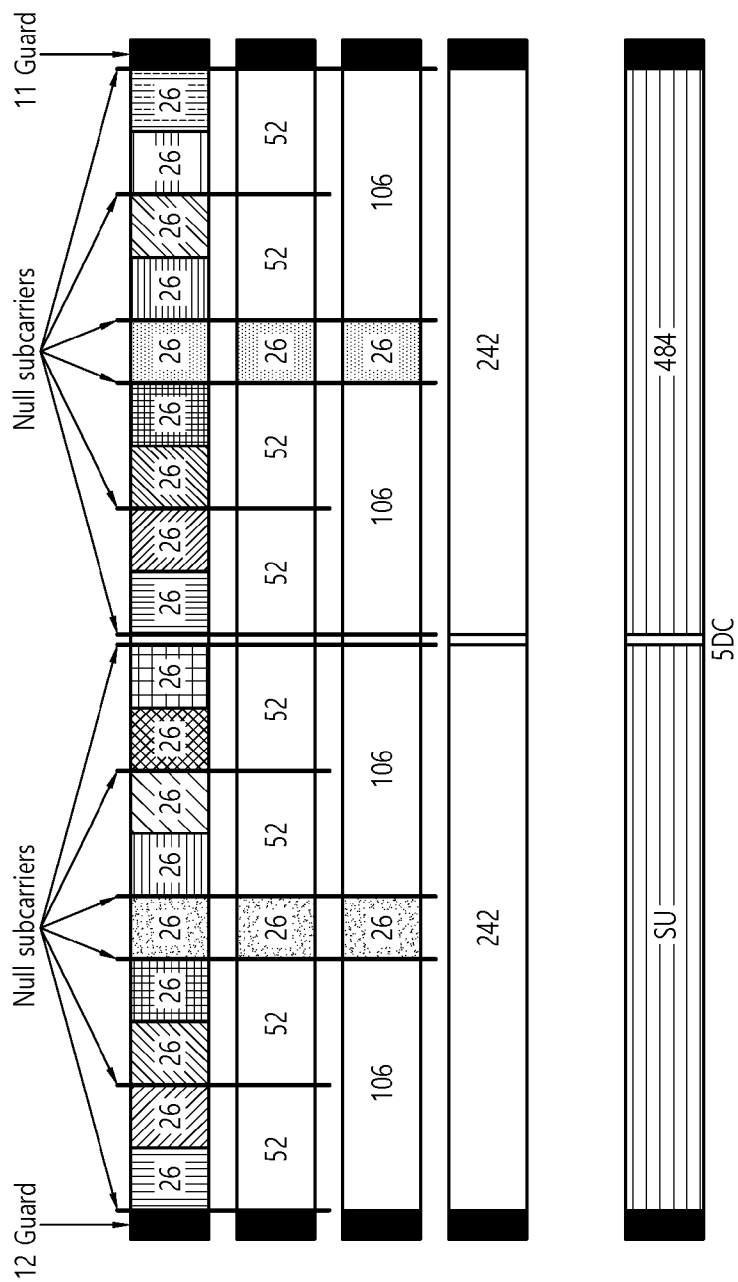
[도4]



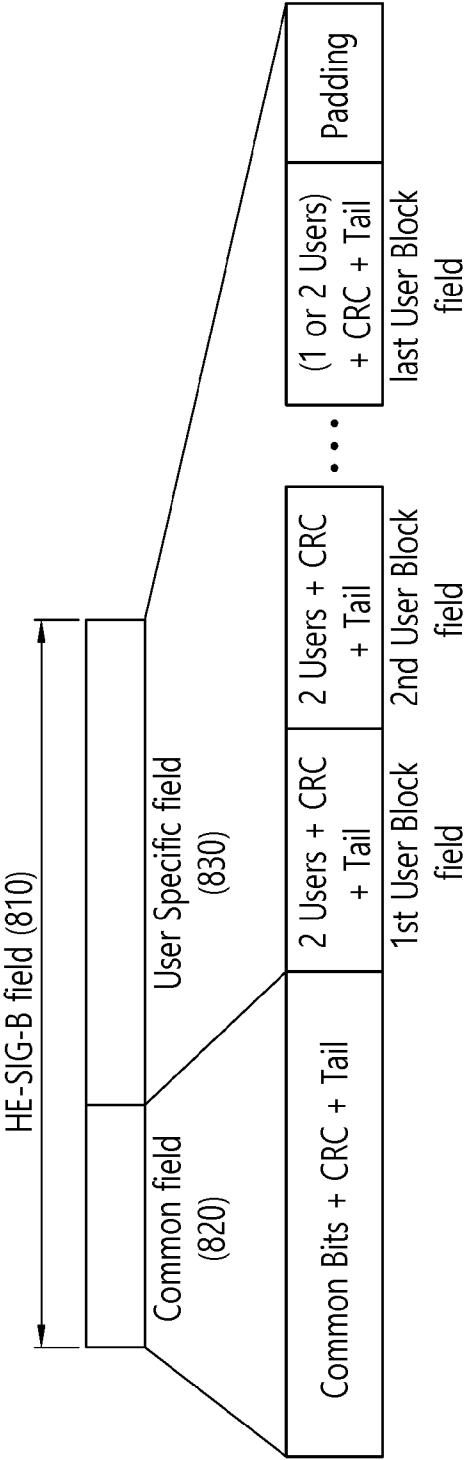
[도5]



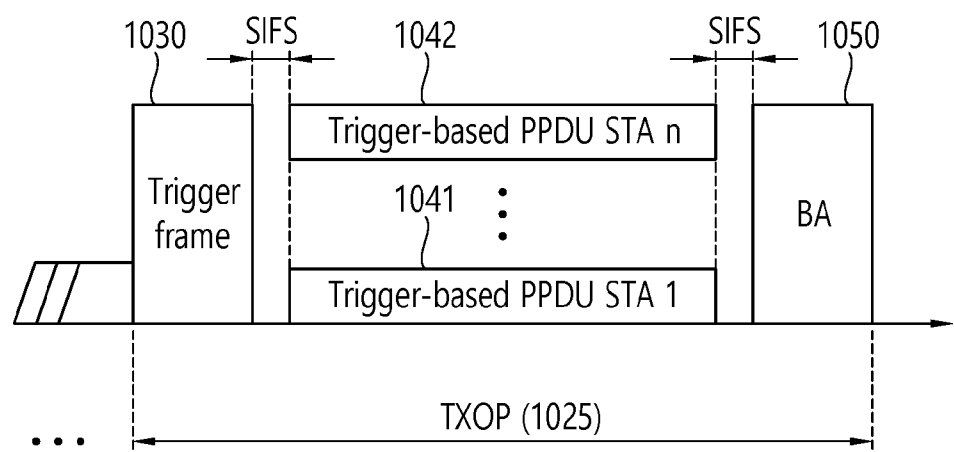
[도6]



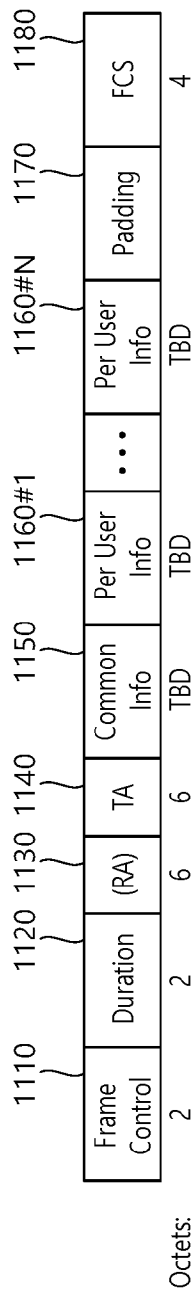
[도8]



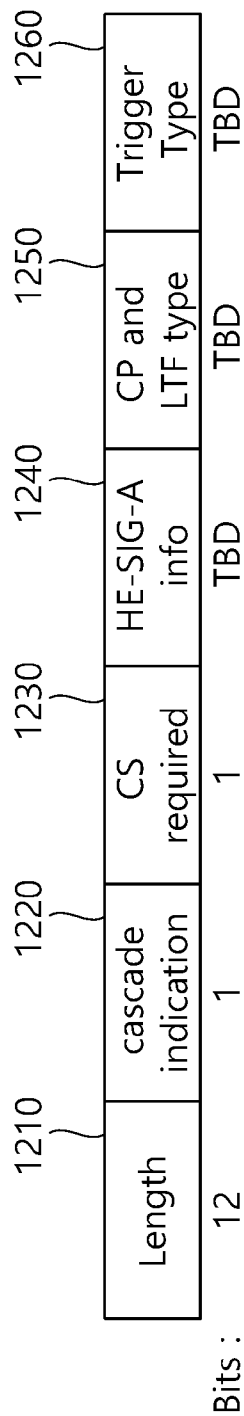
[도10]



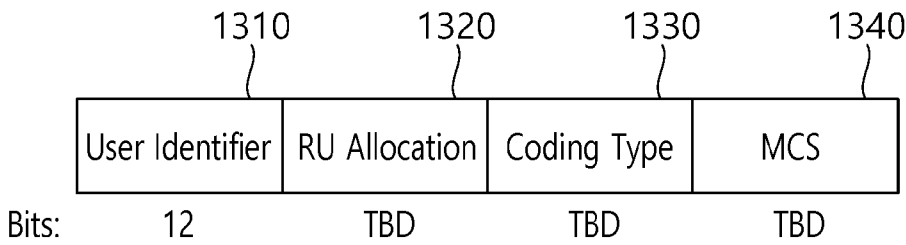
[도11]



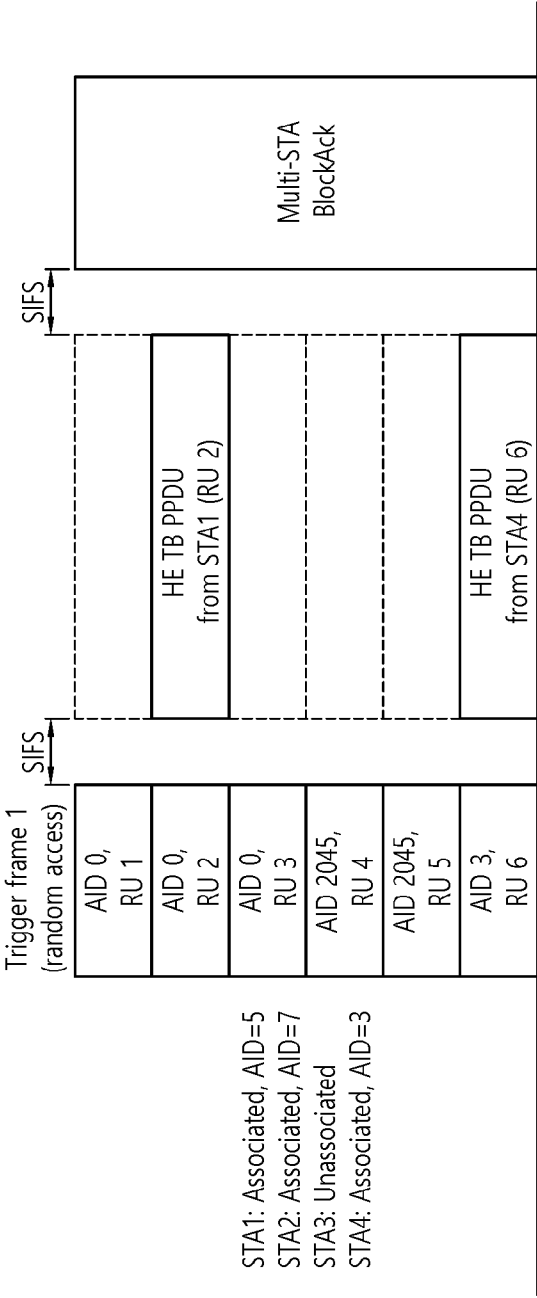
[도12]



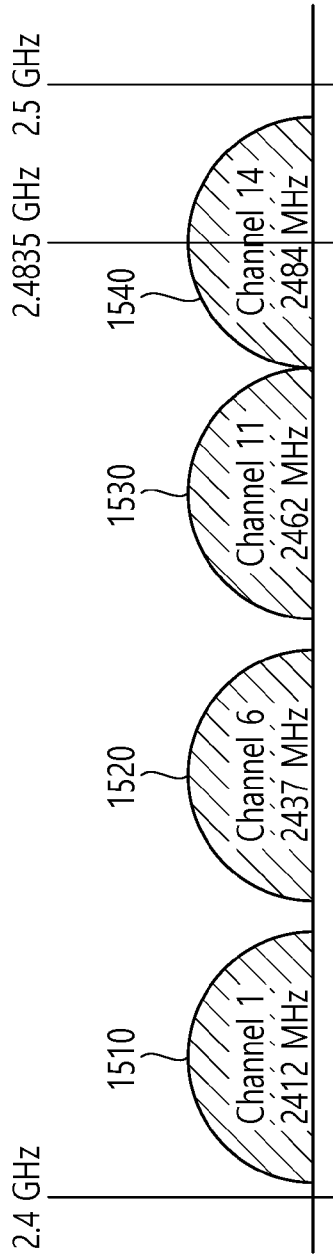
[도13]



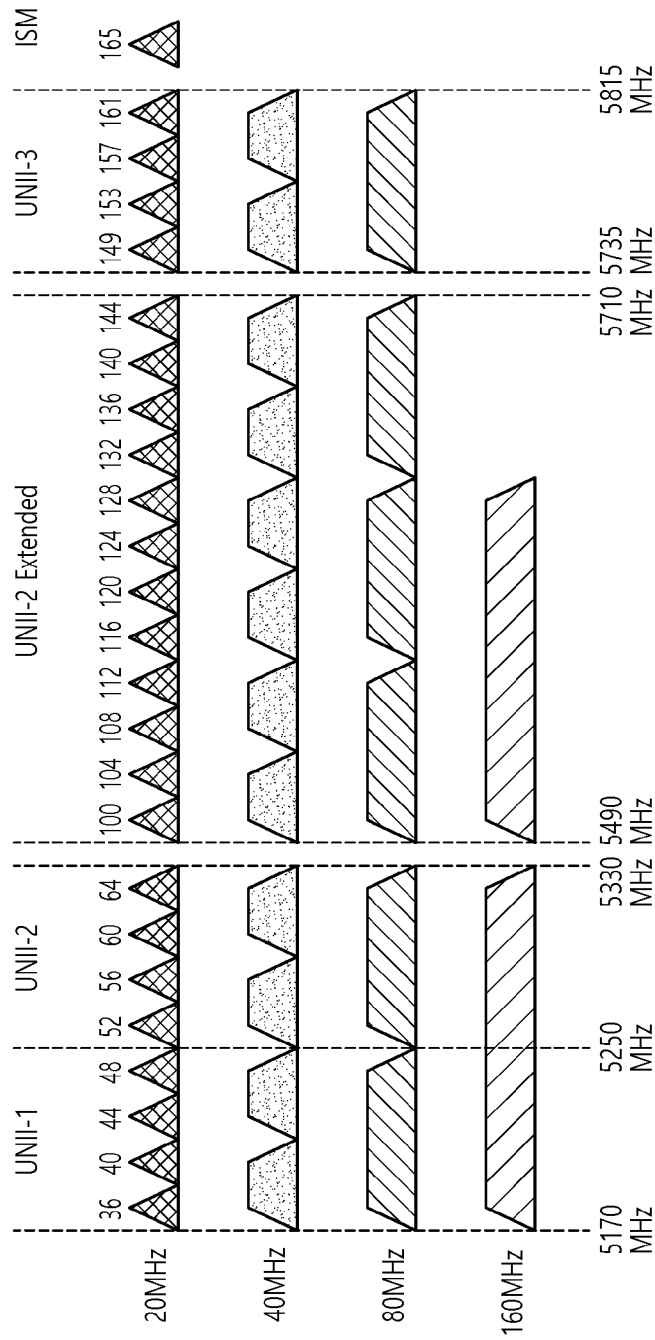
[도 14]



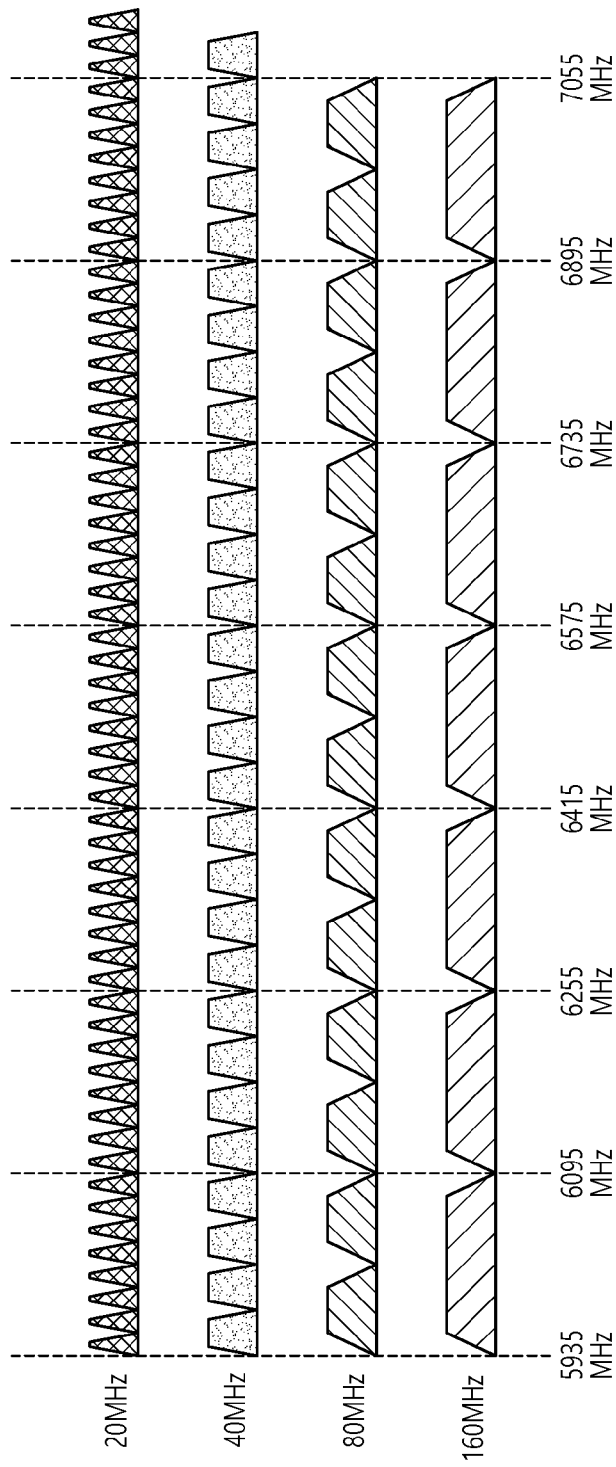
[도 15]



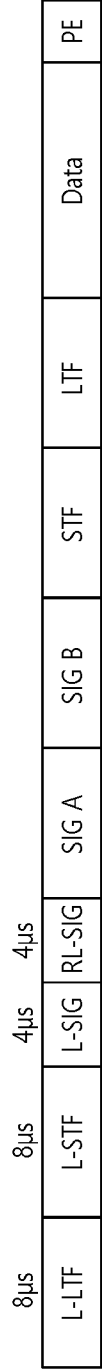
[도16]



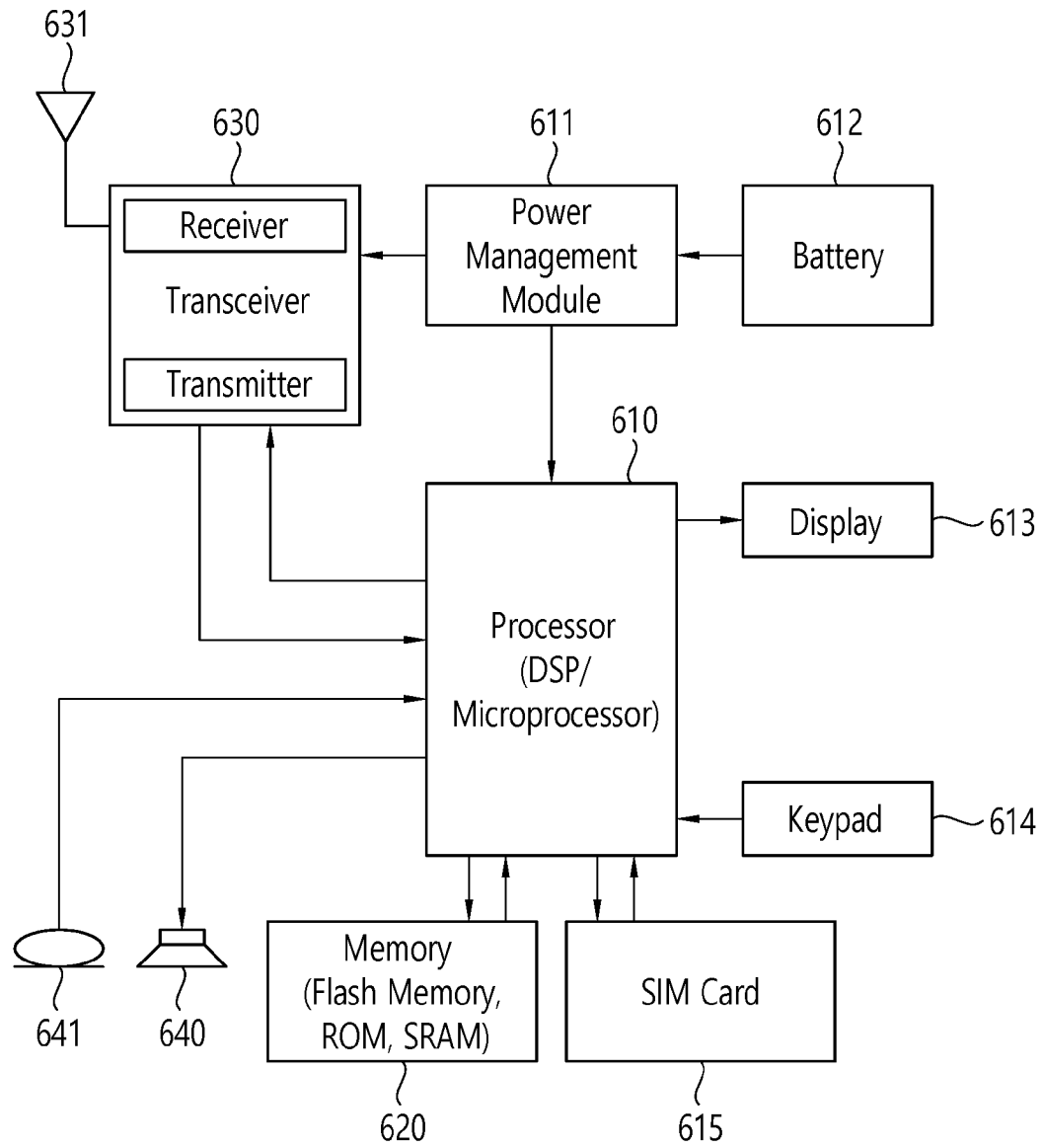
[도17]



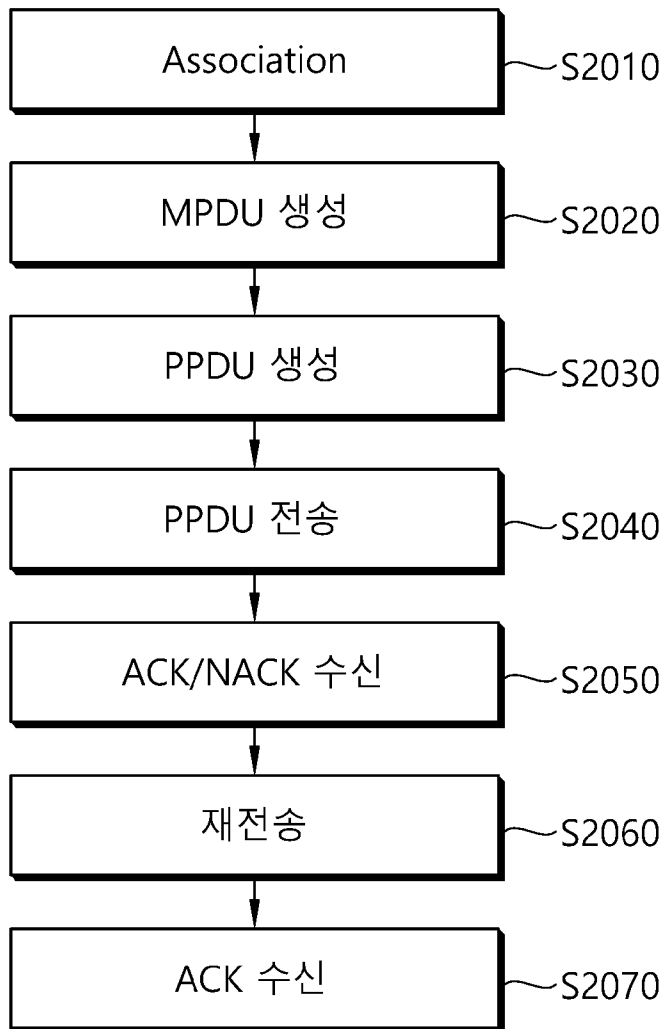
[도 18]



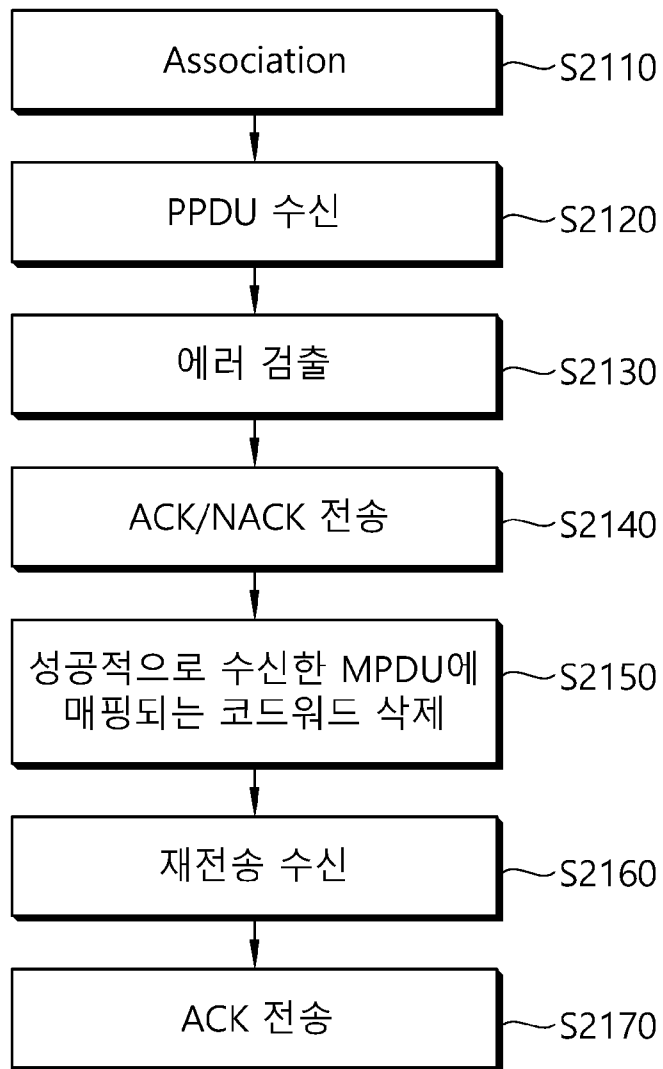
[도 19]



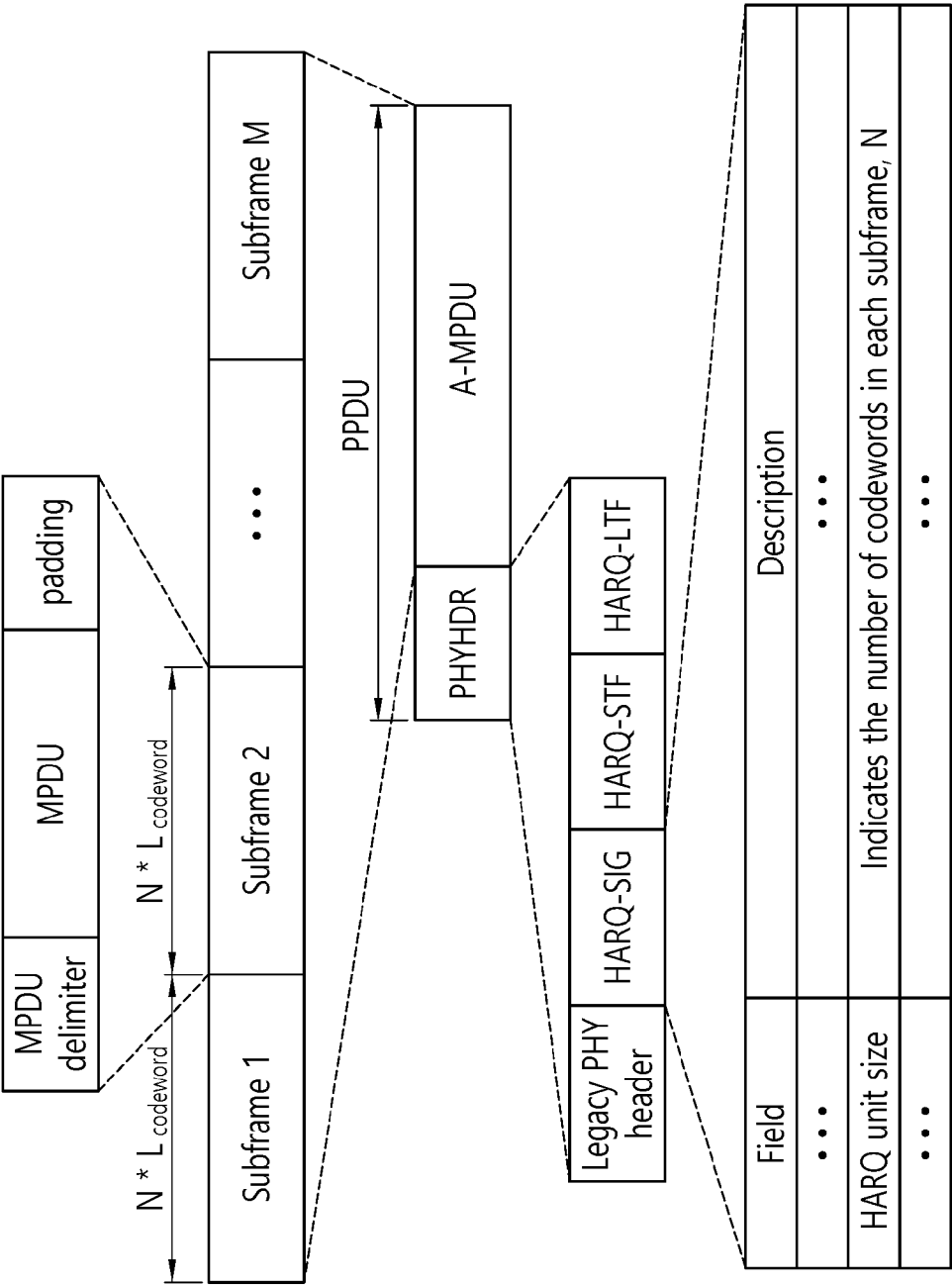
[도20]



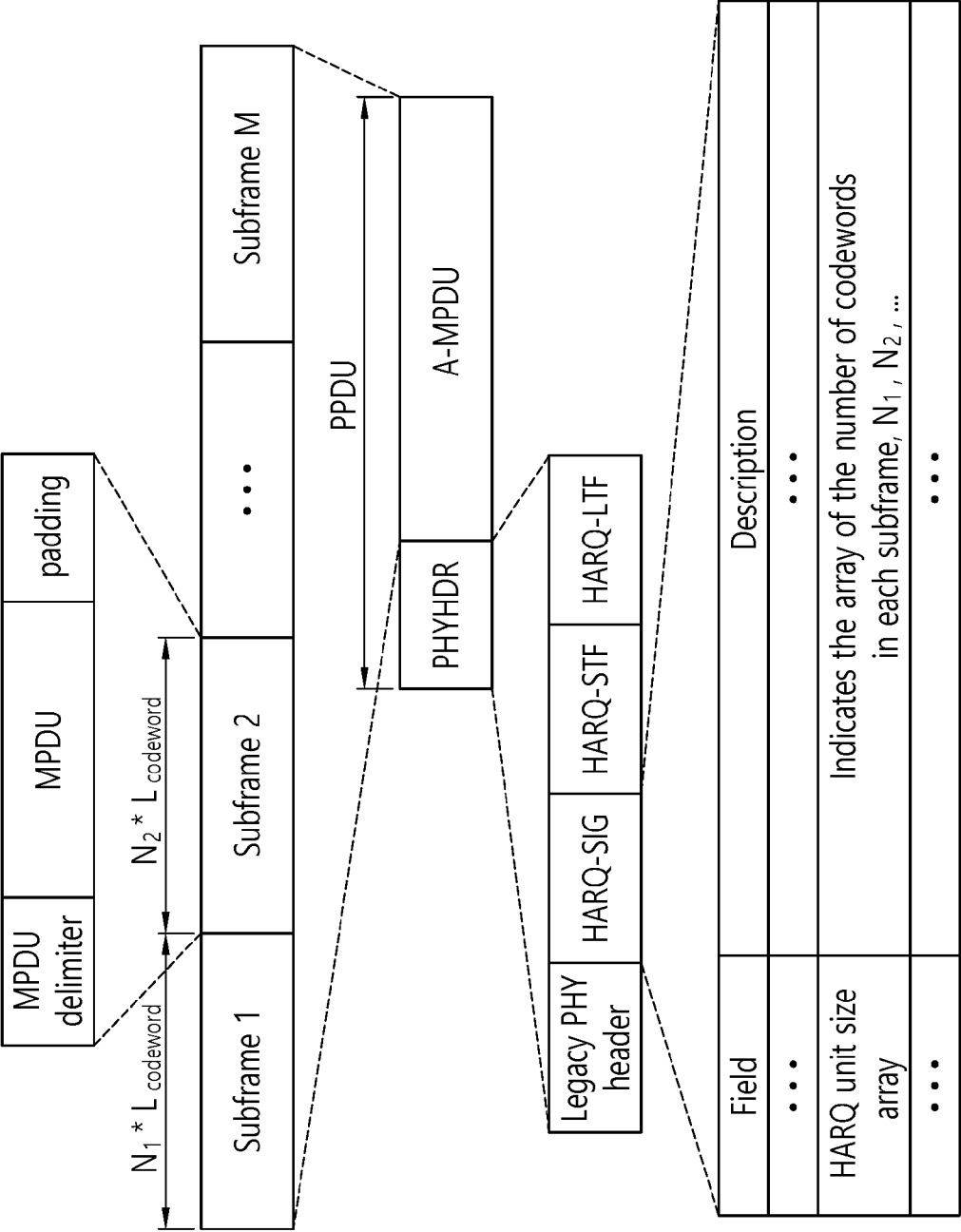
[도21]



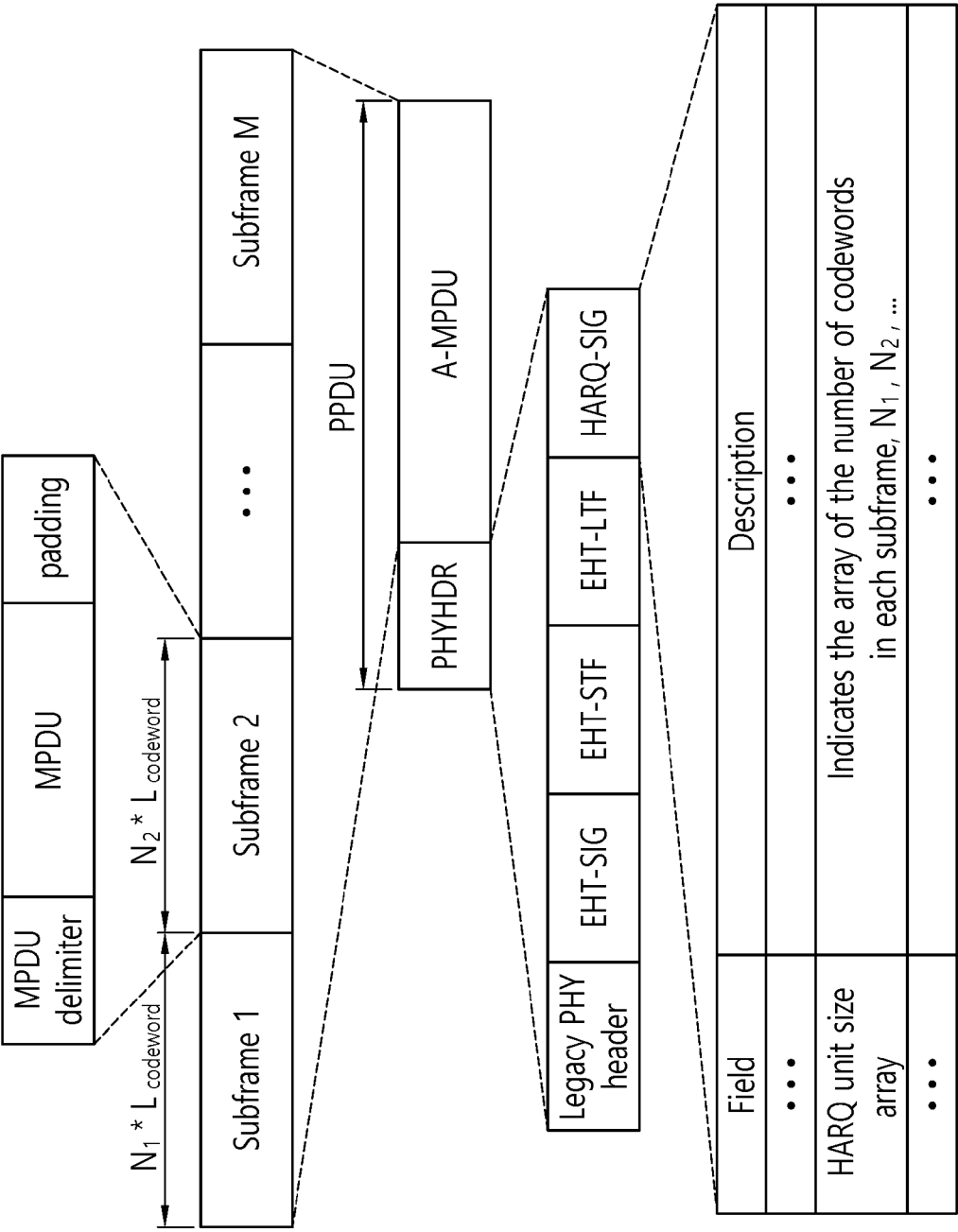
[도22]



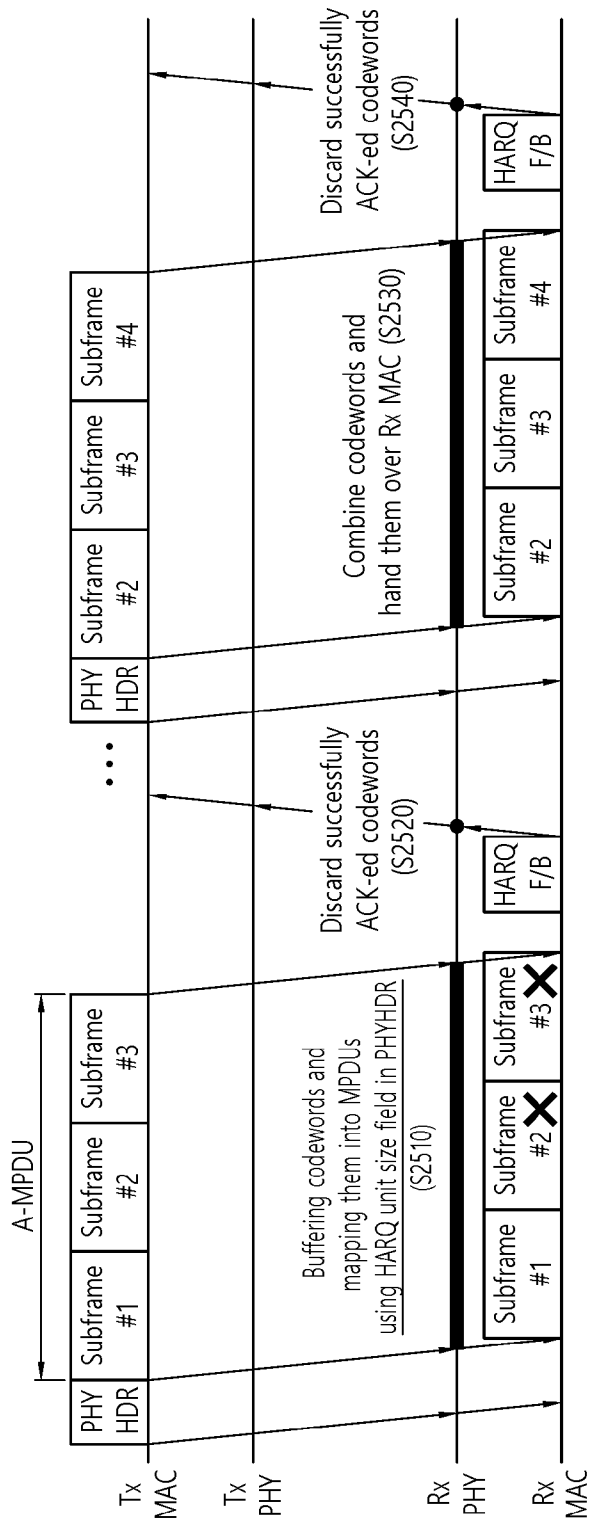
[도23]



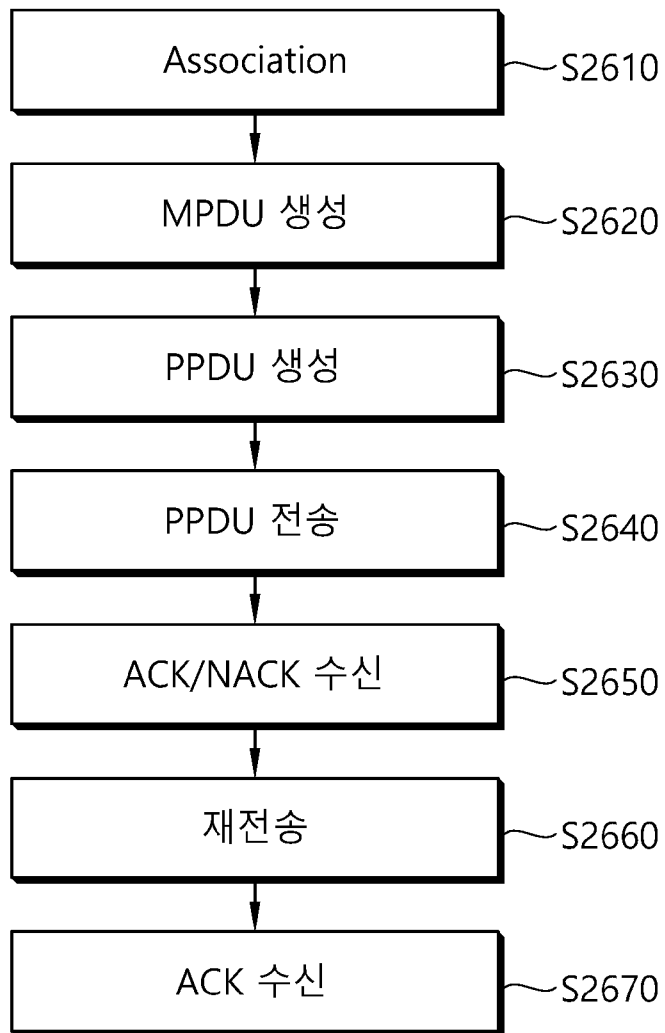
[도24]



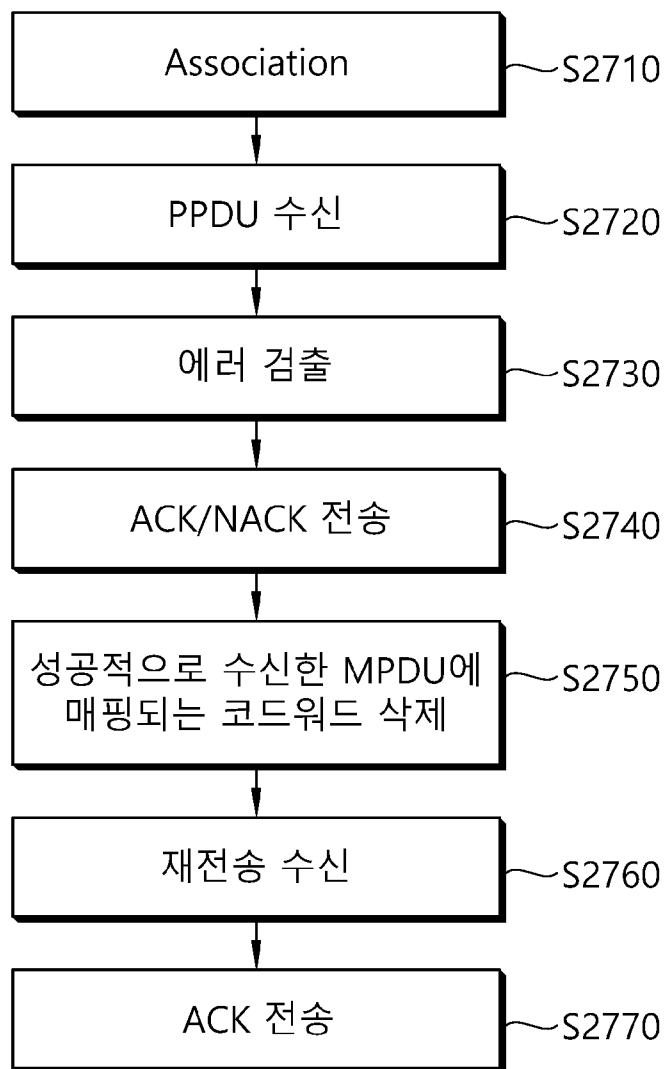
[도25]



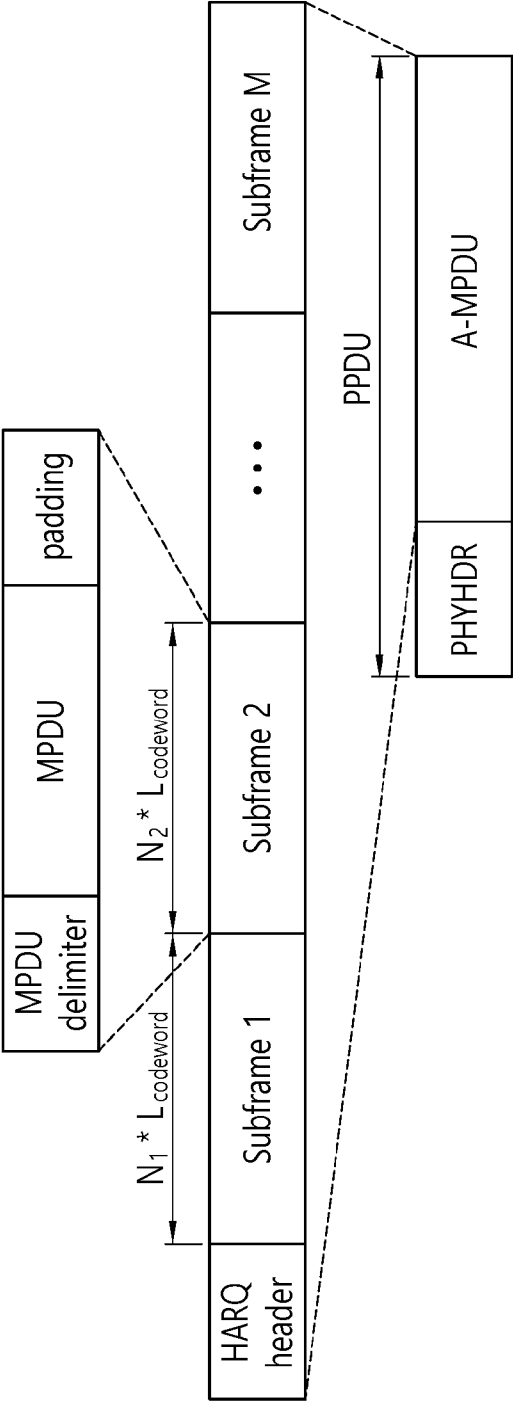
[도26]



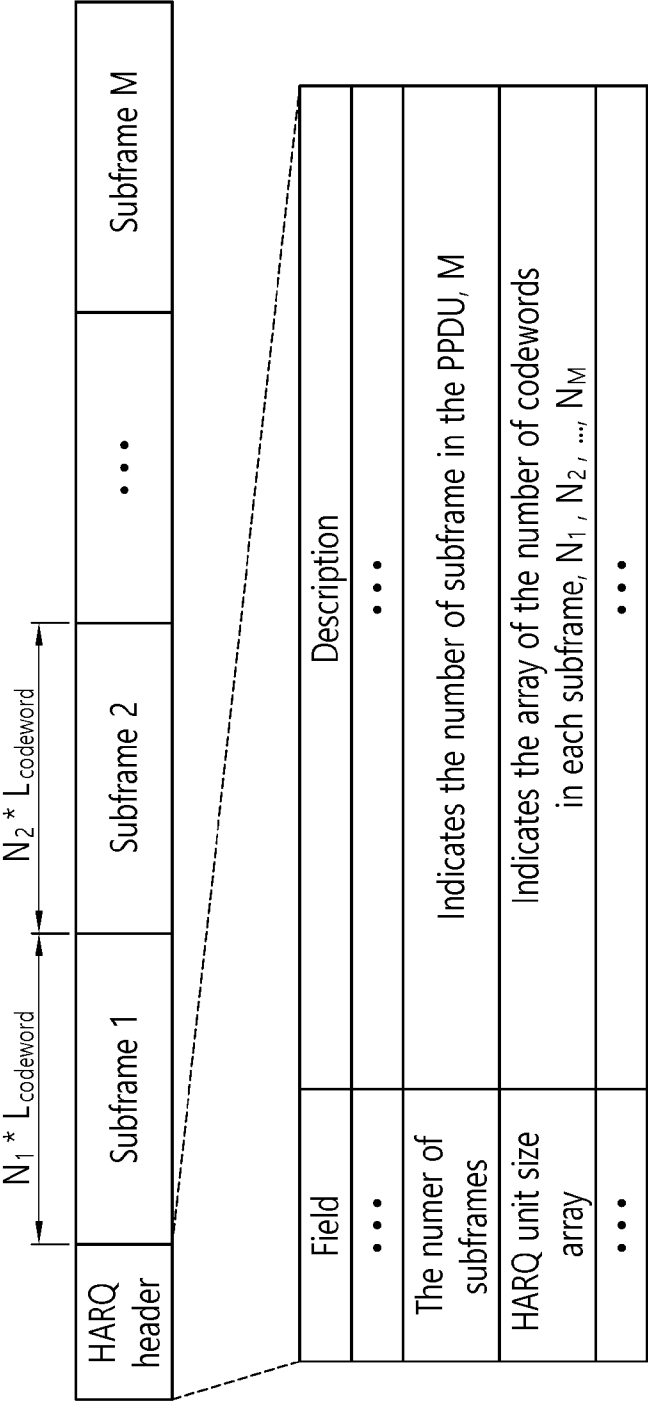
[도27]



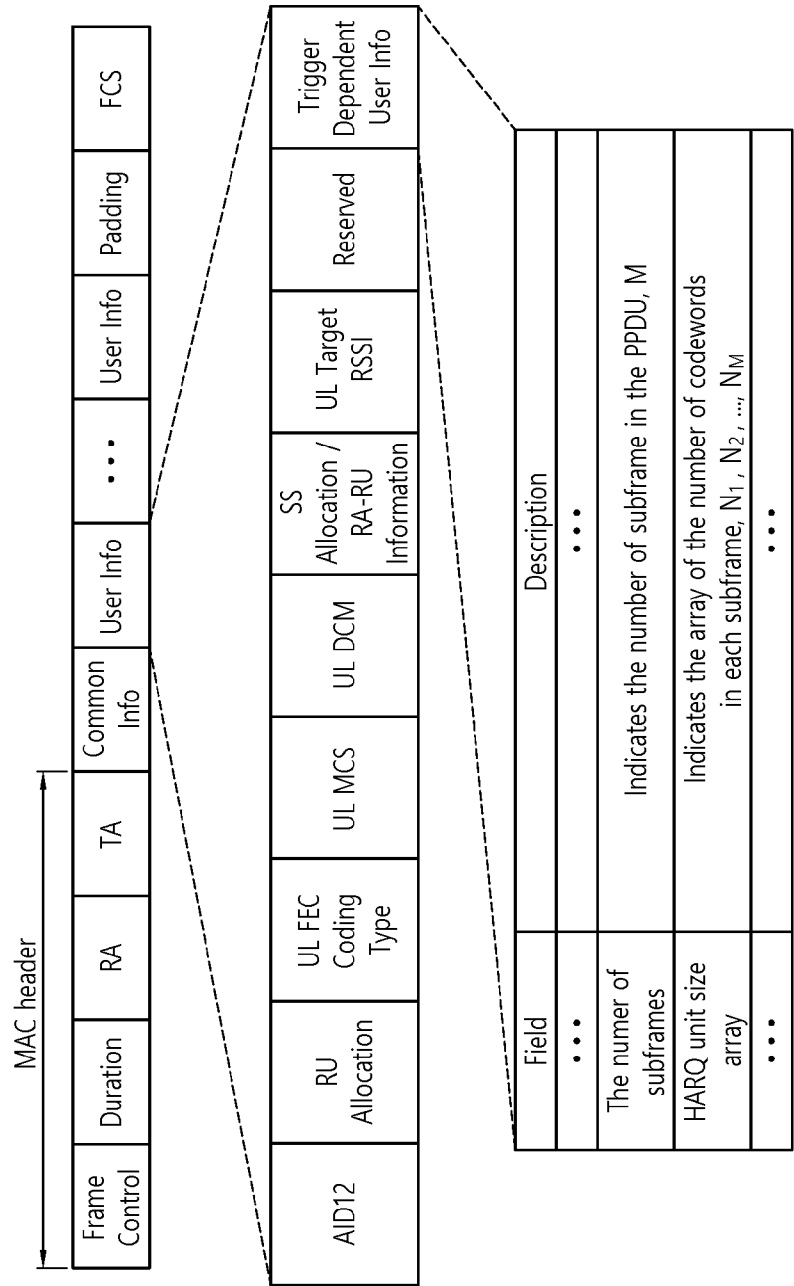
[도28]



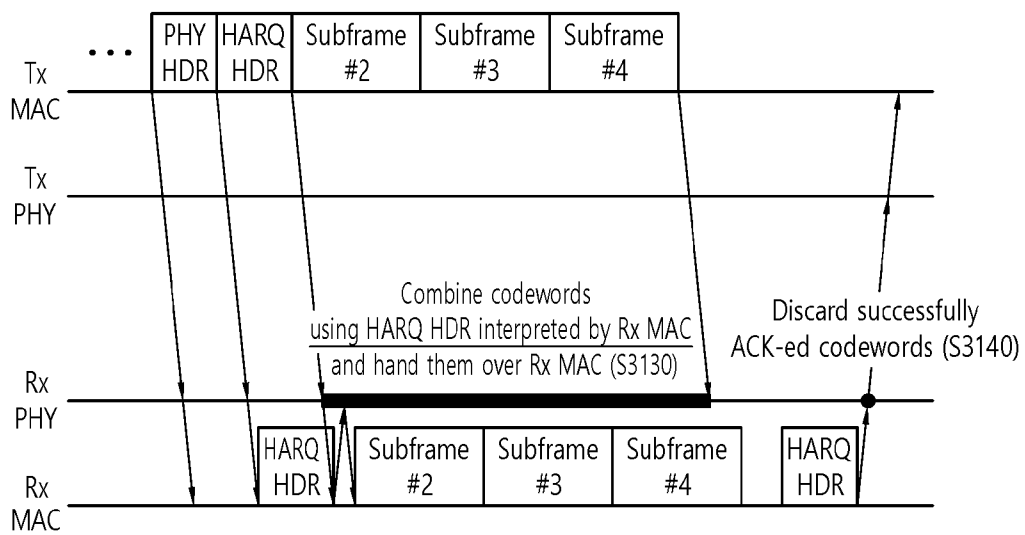
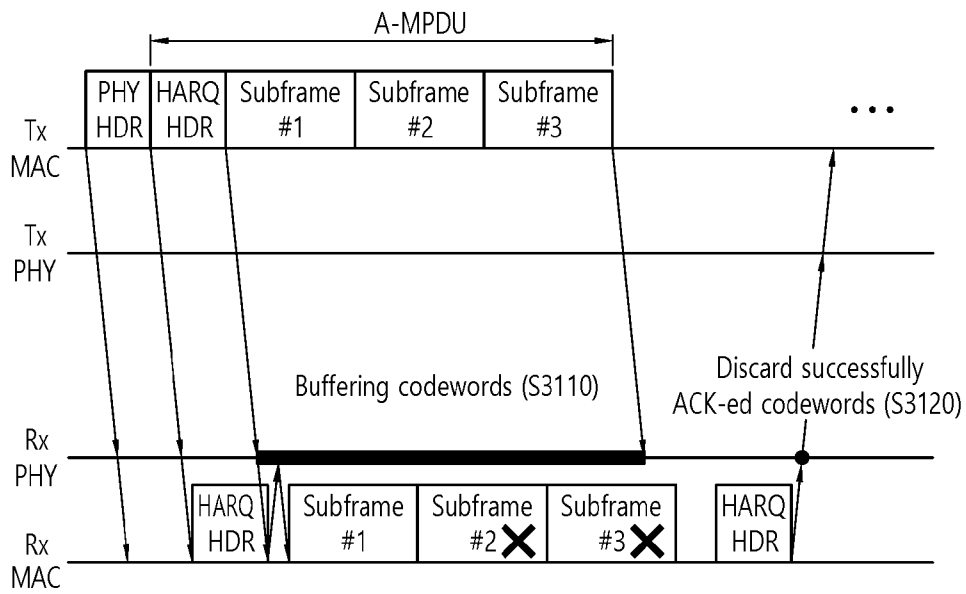
[도29]



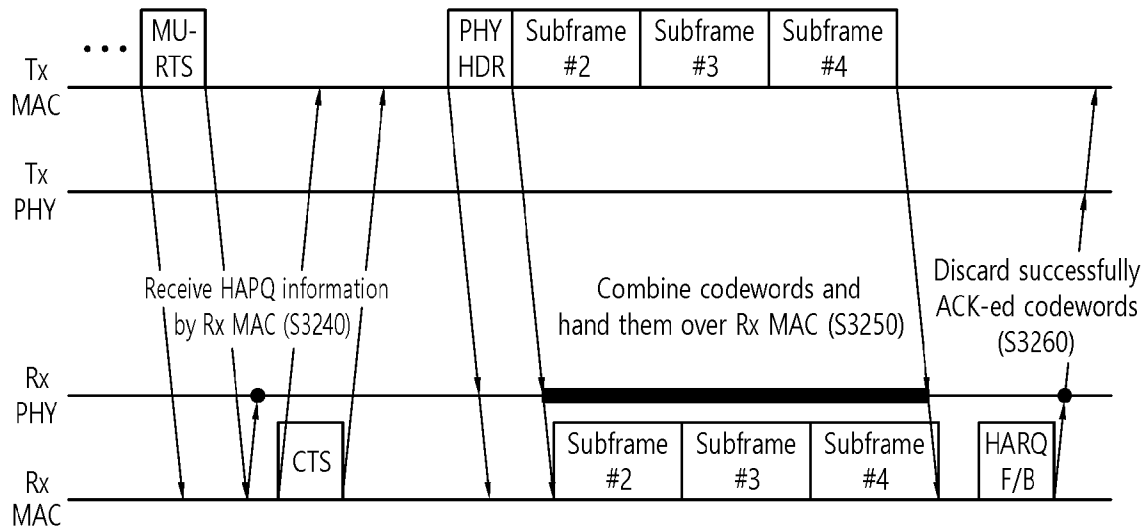
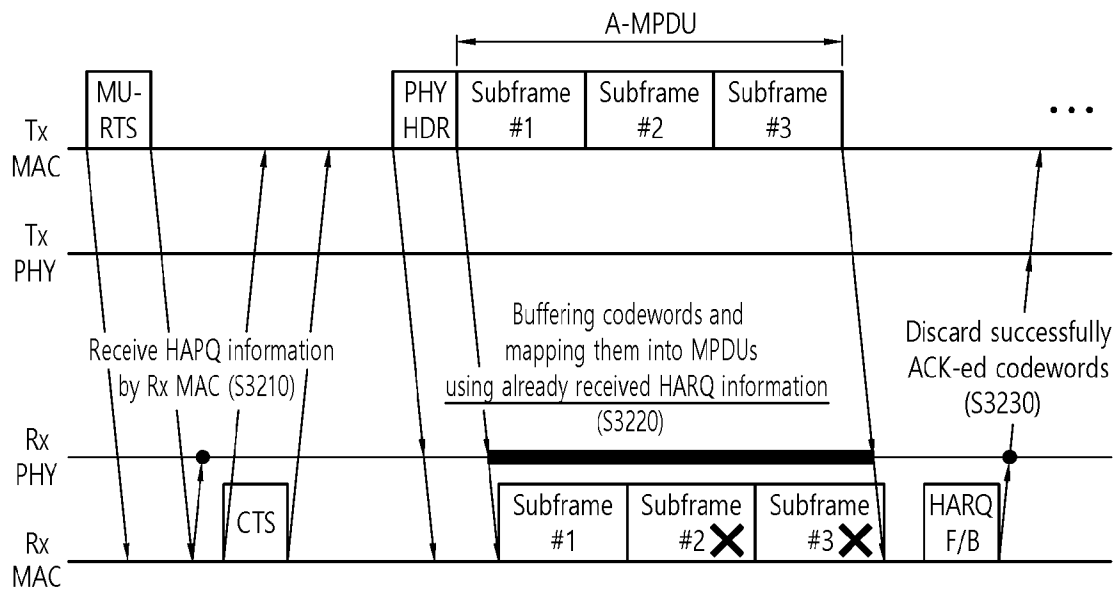
[도30]



[도31]



[도32]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2020/004629

A. CLASSIFICATION OF SUBJECT MATTER

H04L 1/00(2006.01)i, H04L 1/18(2006.01)i, H04L 29/08(2006.01)i, H04W 72/04(2009.01)i, H04W 84/12(2009.01)i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H04L 1/00; H04B 7/26; H04L 12/26; H04W 24/08; H04W 28/04; H04W 28/06; H04W 74/00; H04L 1/18; H04L 29/08; H04W 72/04; H04W 84/12

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Korean utility models and applications for utility models: IPC as above

Japanese utility models and applications for utility models: IPC as above

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

eKOMPASS (KIPO internal) & Keywords: PPDU, MPDU, padding bit, subframe length, codeword

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	WO 2017-069589 A1 (LG ELECTRONICS INC.) 27 April 2017 See paragraphs [0321]-[0345]; claim 1; and figures 13-14.	1-16
A	WO 2016-190578 A1 (LG ELECTRONICS INC.) 01 December 2016 See paragraphs [0082]-[0119]; and figures 9-17.	1-16
A	WO 2016-111435 A1 (LG ELECTRONICS INC.) 14 July 2016 See paragraphs [0098]-[0148]; and figures 7-11.	1-16
A	US 2018-0139636 A1 (NOKIA TECHNOLOGIES OY.) 17 May 2018 See claims 20-28.	1-16
A	KIM, Youngsoo et al. Adaptive two-level frame aggregation in IEEE 802.11n WLAN. 2012 18th Asia-Pacific Conference on Communications (APCC). 15 October 2012 See pages 1-6.	1-16



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

“A” document defining the general state of the art which is not considered to be of particular relevance

“E” earlier application or patent but published on or after the international filing date

“L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

“O” document referring to an oral disclosure, use, exhibition or other means

“P” document published prior to the international filing date but later than the priority date claimed

“T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

“X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

“Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

“&” document member of the same patent family

Date of the actual completion of the international search

17 JULY 2020 (17.07.2020)

Date of mailing of the international search report

17 JULY 2020 (17.07.2020)

Name and mailing address of the ISA/KR

Korean Intellectual Property Office
Government Complex Daejeon Building 4, 189, Cheongsu-ro, Seo-gu,
Daejeon, 35208, Republic of Korea

Facsimile No. +82-42-481-8578

Authorized officer

Telephone No.

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.

PCT/KR2020/004629

Patent document cited in search report	Publication date	Patent family member	Publication date
WO 2017-069589 A1	27/04/2017	EP 3367725 A1 US 2018-0317128 A1	29/08/2018 01/11/2018
WO 2016-190578 A1	01/12/2016	None	
WO 2016-111435 A1	14/07/2016	US 10251085 B2 US 2017-0353887 A1	02/04/2019 07/12/2017
US 2018-0139636 A1	17/05/2018	EP 3298823 A1 WO 2016-189194 A1	28/03/2018 01/12/2016

A. 발명이 속하는 기술분류(국제특허분류(IPC))

H04L 1/00(2006.01)i, H04L 1/18(2006.01)i, H04L 29/08(2006.01)i, H04W 72/04(2009.01)i, H04W 84/12(2009.01)i

B. 조사된 분야

조사된 최소문헌(국제특허분류를 기재)

H04L 1/00; H04B 7/26; H04L 12/26; H04W 24/08; H04W 28/04; H04W 28/06; H04W 74/00; H04L 1/18; H04L 29/08; H04W 72/04; H04W 84/12

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) & 키워드: PPDU, MPDU, 패딩 비트(padding bit), 서브프레임 길이(subframe length), 코드워드(codeword)

C. 관련 문헌

카테고리*	인용문헌명 및 관련 구절(해당하는 경우)의 기재	관련 청구항
A	WO 2017-069589 A1 (엘지전자(주)) 2017.04.27 단락 [0321]-[0345]; 청구항 1; 및 도면 13-14	1-16
A	WO 2016-190578 A1 (엘지전자 주식회사) 2016.12.01 단락 [0082]-[0119]; 및 도면 9-17	1-16
A	WO 2016-111435 A1 (엘지전자 주식회사) 2016.07.14 단락 [0098]-[0148]; 및 도면 7-11	1-16
A	US 2018-0139636 A1 (NOKIA TECHNOLOGIES OY) 2018.05.17 청구항 20-28	1-16
A	YOUNGSOO KIM 등, 'Adaptive two-level frame aggregation in IEEE 802.11n WLAN', 2012 18th Asia-Pacific Conference on Communications (APCC), 2012.10.15 페이지 1-6	1-16

☐ 추가 문헌이 C(계속)에 기재되어 있습니다.☒ 대응특허에 관한 별지를 참조하십시오.

* 인용된 문헌의 특별 카테고리:

“A” 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을 정의한 문헌

“D” 본 국제출원에서 출원인이 인용한 문헌

“E” 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일 이후 “X”에 공개된 선출원 또는 특허 문헌

“L” 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의 공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여 인용된 문헌

“O” 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

“P” 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

“T” 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과 상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기 위해 인용된 문헌

“X” 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의 신규성 또는 진보성이 없는 것으로 본다.

“Y” 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른 문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우 청구된 발명은 진보성이 없는 것으로 본다.

“&” 동일한 대응특허문헌에 속하는 문헌

국제조사의 실제 완료일

2020년 07월 17일 (17.07.2020)

국제조사보고서 발송일

2020년 07월 17일 (17.07.2020)

ISA/KR의 명칭 및 우편주소

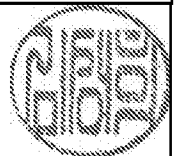
대한민국 특허청
(35208) 대전광역시 서구 청사로 189,
4동 (둔산동, 정부대전청사)

팩스 번호 +82-42-481-8578

심사관

김성희

전화번호 +82-42-481-3516



국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
WO 2017-069589 A1	2017/04/27	EP 3367725 A1 US 2018-0317128 A1	2018/08/29 2018/11/01
WO 2016-190578 A1	2016/12/01	없음	
WO 2016-111435 A1	2016/07/14	US 10251085 B2 US 2017-0353887 A1	2019/04/02 2017/12/07
US 2018-0139636 A1	2018/05/17	EP 3298823 A1 WO 2016-189194 A1	2018/03/28 2016/12/01