

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成30年11月29日 (2018.11.29)

【公開番号】特開2017-85500(P2017-85500A)

【公開日】平成29年5月18日 (2017.5.18)

【年通号数】公開・登録公報2017-018

【出願番号】特願2015-214806(P2015-214806)

【国際特許分類】

H 0 4 N 1/41 (2006.01)

H 0 4 N 19/436 (2014.01)

H 0 4 N 19/423 (2014.01)

H 0 4 N 1/21 (2006.01)

H 0 4 N 5/225 (2006.01)

【 F I 】

H 0 4 N 1/41 B

H 0 4 N 19/436

H 0 4 N 19/423

H 0 4 N 1/21

H 0 4 N 5/225 F

【手続補正書】

【提出日】平成30年10月17日 (2018.10.17)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】請求項 5

【補正方法】変更

【補正の内容】

【請求項 5】

前記レート制御手段は、前記複数の符号化手段のうち、前記複数の第 1 の記憶手段のうち、残量が少ないものに対応する符号化手段からの前記アクセス要求を優先的に前記アクセス制御手段に出力することを特徴とする請求項 1 から 4 のいずれか 1 項に記載の画像処理装置。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 1 2

【補正方法】変更

【補正の内容】

【 0 0 1 2 】

【図 1】実施形態に係る画像処理装置の一例としての撮像装置の機能構成例を示すブロック図

【図 2】原色ベイヤー配列の R A W データの構成を示す模式図

【図 3】第 1 の実施形態における出力レート制御を説明するためのフローチャート

【図 4】第 1 の実施形態における出力レート制御例を示すタイミングチャート

【図 5】第 2 の実施形態における出力レート制御を説明するためのフローチャート

【図 6】第 2 の実施形態における出力レート制御例を示すタイミングチャート

【図 7】第 3 の実施形態における出力レート制御を説明するためのフローチャート

【図 8】従来の符号化器の構成例を示すブロック図

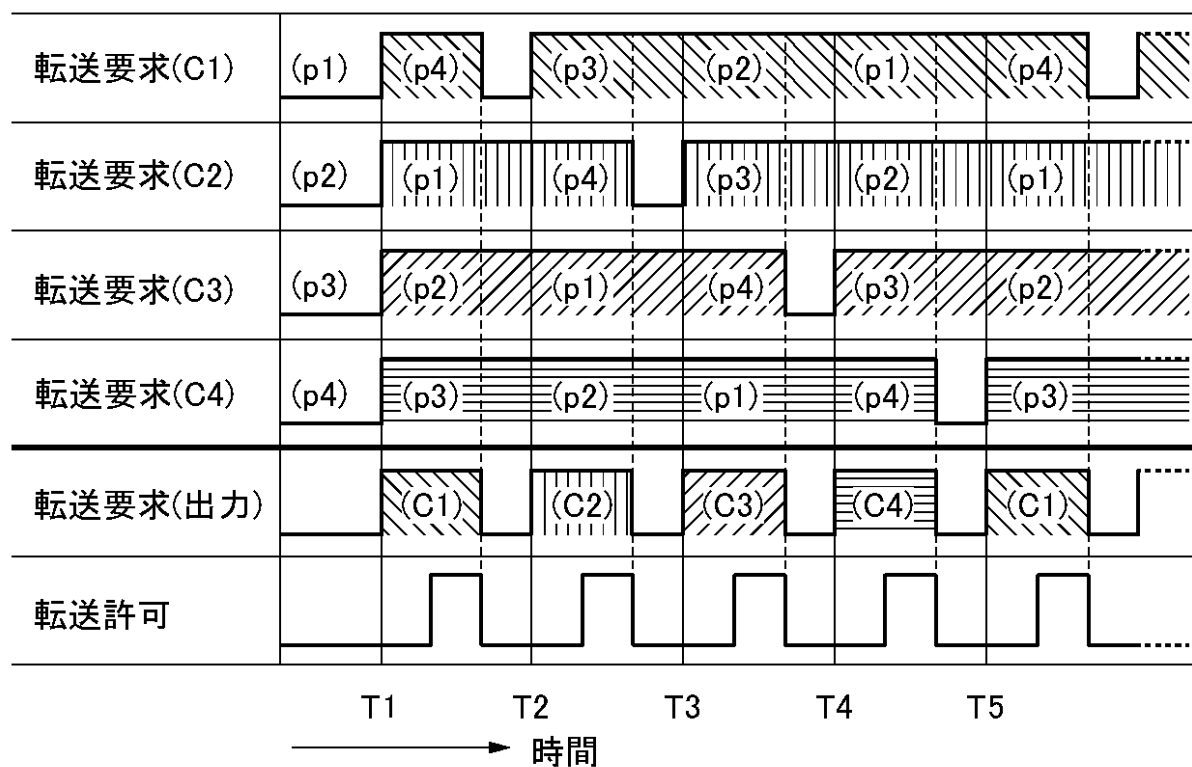
【手続補正 3】

【補正対象書類名】図面

【補正対象項目名】図 4
【補正方法】変更
【補正の内容】

【図4】

(a)



(b)

