

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4503223号
(P4503223)

(45) 発行日 平成22年7月14日 (2010. 7. 14)

(24) 登録日 平成22年4月30日 (2010. 4. 30)

(51) Int. Cl. F I
H 0 1 F 27/36 (2006.01)
H O 1 F 27/36 P
H O 1 F 27/36 J

請求項の数 11 (全 8 頁)

(21) 出願番号	特願2002-235626 (P2002-235626)	(73) 特許権者	591009509
(22) 出願日	平成14年8月13日 (2002. 8. 13)		ボーズ・コーポレーション
(65) 公開番号	特開2003-86436 (P2003-86436A)		BOSE CORPORATION
(43) 公開日	平成15年3月20日 (2003. 3. 20)		アメリカ合衆国マサチューセッツ州017
審査請求日	平成17年8月11日 (2005. 8. 11)		01, フラミンガム, ザ・マウンテン (
(31) 優先権主張番号	09/928775		番地なし)
(32) 優先日	平成13年8月13日 (2001. 8. 13)	(74) 代理人	100106909
(33) 優先権主張国	米国 (US)		弁理士 棚井 澄雄
		(74) 代理人	100089037
			弁理士 渡邊 隆
		(72) 発明者	ウェンジャン・グ
			アメリカ合衆国マサチューセッツ州017
			48, ホプキントン, グリーンウッド・ロ
			ード 10

最終頁に続く

(54) 【発明の名称】 変圧器シールド

(57) 【特許請求の範囲】

【請求項 1】

第 1 の電圧を第 2 の電圧に変換する電気変圧器であって、
第 1 のコア部と第 2 のコア部を含むコアと、
前記第 1 のコア部を前記第 2 のコア部から電氣的に遮蔽するように構成および配置され
た第 1 のシールド装置と、を備え、
前記第 1 のシールド装置は、前記第 1 のコア部と前記第 2 のコア部との間に配置されて
おり、
前記第 1 のシールド装置は、自身の表面に導電性部を持っており、
前記導電性部は、容量性変位電流をそれらのソースに戻す伝導をするために、ドレイン
線に電氣的に接続されており、
前記第 1 のシールド装置は、
絶縁性基板を備え、
前記導電性部は、前記絶縁性基板上に配置された導電性材料のパターンを備え、
前記パターンは、
前記導電性材料の複数の平行トレースと、
該複数の平行トレースを相互接続する前記導電性材料の接続トレースと、
該接続トレースに電氣的に接続されたドレイン線と、を備える、電気変圧器。

【請求項 2】

前記第 1 のコア部に巻かれた第 1 の巻線と、

10

20

前記第 2 のコア部に巻かれた第 2 の巻線と、をさらに備え、

前記第 1 のシールド装置は、前記第 1 の巻線を前記第 2 の巻線から遮蔽するように構成および配置されている、請求項 1 に記載の電気変圧器。

【請求項 3】

前記第 1 のシールド装置は、前記導電性パターンが前記第 1 の巻線に面するように配置される、請求項 1 に記載の電気変圧器。

【請求項 4】

前記第 1 のシールド装置は、

単位面積当たり 10 ないし 100 の範囲の表面抵抗率を有するシート材料を備える、請求項 1 に記載の電気変圧器。

【請求項 5】

前記材料はカーボン含浸ポリマーからなる、請求項 4 に記載の電気変圧器。

【請求項 6】

前記シールド装置は、

絶縁性基板と、

該絶縁性基板上に配置される導電性コーティングと、を備え、

前記導電性コーティングは、前記導電性部を備えるとともに、単位面積当たり 10 ないし 100 の範囲の表面抵抗率を有する、請求項 1 に記載の電気変圧器。

【請求項 7】

前記導電性コーティングは酸化インジウム・スズからなる、請求項 6 に記載の電気変圧器。

【請求項 8】

前記第 1 のシールド装置は第 1 および第 2 の表面を備え、

該第 1 のシールド装置は前記第 1 の表面上に配置された導電性材料を有し、

該第 1 のシールド装置は、前記第 1 の表面が前記第 1 のコア部に面するように配置される、請求項 1 に記載の電気変圧器。

【請求項 9】

前記導電性材料は前記第 1 のコア部と接触している、請求項 8 に記載の電気変圧器。

【請求項 10】

第 2 のシールド装置をさらに備え、

前記第 2 のシールド装置は第 1 および第 2 の表面を含み、

前記第 2 のシールド装置は、前記第 2 の表面上に配置された導電性材料を含み、

前記第 2 のシールド装置は、前記第 2 の表面が前記第 2 のコア部に面するように配置される、請求項 1 に記載の電気変圧器。

【請求項 11】

前記コアは、第 3 のコア部をさらに備え、

前記電気変圧器は、前記第 1 のコア部を前記第 3 のコア部から電氣的に遮蔽するように構成および配置された第 2 のシールド装置をさらに備える、請求項 1 に記載の電気変圧器。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、電気変圧器に関し、特に、電磁放射による干渉を低減させる変圧器の遮蔽（シールド）に関する。

【0002】

【発明が解決しようとする課題】

本発明の重要な目的は、改善された電気変圧器および変圧器シールドを提供することである。

【0003】

【課題を解決するための手段】

本発明によれば、第１の電圧を第２の電圧に変換するための電気変圧器は、第１のコア部と第２のコア部とを有するコアを含む。電気変圧器装置は、上記第１のコア部を上記第２のコア部から電氣的に遮蔽するためのシールド装置をさらに含んでいる。

【０００４】

本発明の別の態様において、本発明を具現化した変圧器は、増幅器あるいは電源等のスイッチング回路における構成要素である。

本発明のより詳細な態様において、電子装置用の電源は、ライン電力を入力するための入力端子と、上記ライン電力を整流することで整流した電力を生成するための整流器と、上記整流した電力を切り換えることでスイッチ整流電力を生成するためのスイッチング回路と、上記電圧を変更するための変圧器とを含む。変圧器は、第１のコア部と第２のコア部とを備えたコアと、上記第１のコア部を上記第２のコア部から電氣的に遮蔽するための第１のシールド装置とを含む。

10

【０００５】

本発明の別の態様において、電子装置は、無線周波数信号を受信するためのアンテナと、上記無線周波数信号の同調をとるためのチューナと、電力を上記チューナに供給するためのスイッチング電源とを含む。スイッチング電源は、第１のコア部と、第２のコア部と、一次巻線と、二次巻線とを有する変圧器を含む。変圧器は、上記第１のコア部を上記第２のコア部から電氣的に遮蔽するためのシールド装置をさらに含む。

【０００６】

本発明のさらに別の態様において、電気変圧器は、第１のコア部、第２のコア部、第１の巻線、第２の巻線とを有する。シールド装置は、上記第１のコア部を上記第２のコア部から遮蔽するように設計され、そのように構成されている。

20

【０００７】

他の特徴、目的および利点は、添付の図面を参照した、以下の詳細な説明から明らかになるであろう。

【０００８】

ここで図面、特に図１を参照すると、本発明を組み込んだ変圧器アセンブリが示されている。変圧器アセンブリ１０は、２つの部分１２ａおよび１２ｂからなるコア１２を含む。一次巻線１４は第１のコア部１２ａの周りに巻かれ、二次巻線１６は第２のコア部１２ｂの周りに巻かれている。静電シールド２２は、一次巻線１４を二次巻線１６から電氣的に絶縁し、また第１のコア部１２ａを第２のコア部１２ｂから電氣的に絶縁する。静電シールド２２についてはより詳細に後述する。プラスチック・ボビン２４は、コア部１２ａおよび１２ｂを所定の位置に保持し、一次および二次巻線の形成を容易にし、他の装置へ電氣的に接続するための接続ピンを供給し、そしてコア部１２ａおよび１２ｂのための機械的支持を提供するために備えられる。

30

【０００９】

ここで図２を参照すると、図１の変圧器アセンブリの分解図が示されている。第１のコア部１２ａおよび第２のコア部１２ｂは、高透磁率を有するフェライト等の物質からなる「Ｅ」形状および逆「Ｅ」形状のブロックである。コア部のための他の形状には、「Ｃ」および逆「Ｃ」形状、ハーフリングおよびその他多数の形状を含む。静電シールド２２は、第１のコア部と第２のコア部との間に介在するように形成されて配置され、さらに一次巻線と二次巻線との間に介在するように配置されてもよい。

40

【００１０】

図３を参照すると、静電シールド２２の一実施形態が示されている。静電シールド２２は、印刷回路基板材料の基板２６を含む。基板２６の一表面（以下、導電性表面と呼ぶ）は、銅等の導電性材料のパターン２８であり、接続トレース３２によって一端で電氣的に接続される銅の平行トレース２９からなる櫛型パターンになっている。ドレイン線（ワイヤ）３０（または他のいくつかの導電性構成要素）は、導電性材料のパターンの接続トレース３２に電氣的に接続され、容量性変位電流をそのソースへ流す回路部へ接続可能である。櫛型パターンに加えて、導電性材料の他のパターンを使用することができる。パターン

50

の好ましい特性は、コア 1 2 の磁場（磁界）に干渉しうる著しい渦電流を流す広範囲にわたるループを避けることである。図 3 に例示の一実施形態において、基板 2 6 は厚みが 0 . 2 mm で幅が 4 4 . 7 mm である。1 4 8 本の銅の平行トレース 2 9 があり、トレース幅は 0 . 1 5 mm で、0 . 1 5 mm だけ離間されている。明瞭にするために、図 3 のトレースは一定の尺度で示されていないが、平行トレースの数およびトレースの寸法は上述した通りである。一実施形態において、静電シールドは、導電性表面が一次巻線および第 1 のコア部 1 2 a に面するように配置される。図 3 の実装は、導電性パターン 2 8 が第 1 のコア部 1 2 a に電氣的に接触して、第 1 のコア部 1 2 a 内に発生し得るあらゆる電流が、ドレイン線 3 0 によって流れ出るように構成されて配置される。

【 0 0 1 1 】

図 4 を参照すると、静電シールド 2 2 の第 2 の実装例の図 2 の線 4 - 4 に沿った断面が示されている。絶縁材料 3 4 の薄層（厚み 0 . 2 mm のポリエステル等）は、薄導電層 3 6（酸化インジウム・スズ等）で覆われている。表面導電率が単位面積当たり約 2 0 であり、コア 1 2 の磁場に微小な効果を与える微小渦電流のみが導電層内に存在するように導電層の厚みおよび電気特性が選択される。導電層の寸法および電気特性は、ドレイン線 3 0 に容量性変位電流を還流するのに十分な導電率があり、容量性変位電流がそれらのソースへ還流できるように、さらに選択される。

【 0 0 1 2 】

図 5 を参照すると、静電シールド 2 2 の第 3 の実装例が示されている。図 5 のシールドは、単位面積当たり 1 0 ~ 1 0 0 の範囲の表面抵抗率を有する、略均一な導電性材料のシート 3 7 である。ドレイン線 3 0 に容量性変位電流を還流するのに十分な導電率があり、コア 1 2 の磁場上の効果が微小になるようにシートの物理的および電氣的な大きさが選択される。カーボン含浸ポリマーのシートでは、0 . 2 mm の厚みが適している。

【 0 0 1 3 】

図 6 を参照すると、本発明による、遮蔽された変圧器を組み込んだ電子装置のブロック図が示されている。オーディオ・システム 4 0 は、電力の外部ソース（AC 電源ライン等）に接続可能な電力プラグ 4 4 から電力を受け取るスイッチング電源 4 2 を含む。スイッチング電源 4 2 は、ライン電力を可聴信号増幅および変換（transduction）回路 4 6 のための電力に変換する。可聴信号増幅および変換回路 4 6 は、オーディオ信号（可聴信号）プロセッサ 4 8 からのオーディオ信号を増幅し、音波に変換する。可聴信号プロセッサ 4 8 は、AM / FM チューナ 5 0 を含む複数のソースからの可聴信号を処理する。AM / FM チューナ 5 0 は、アンテナ 5 2 から受信した無線信号を受信し、その同調をとる。

【 0 0 1 4 】

スイッチング電源 4 2 は、第 1 の整流器 5 4 と、本発明による変圧器 1 0 に接続されたスイッチング回路 5 6 とを含む。変圧器 1 0 は、導電性パターン（図 3 の 2 8 または図 4 の 3 6）が一次巻線 1 4 と第 1 のコア部 1 2 a とに面する状態で、2 つのコア部 1 2 a と 1 2 b の間と、一次巻線 1 4 と二次巻線 1 6 の間に配置された静電シールド 2 2 を含む。ドレイン線 3 0 は、静電シールド 2 2 の導電性パターン（図 3 の 2 8 または図 4 の 3 6）をスイッチング回路 5 6 に接続する。オプションの第 2 の静電シールド 2 2 ' は、その導電性パターンまたは層（図 3 の 2 8 または図 4 の 3 6）が二次巻線 1 6 と第 2 のコア部 1 2 b とに面する状態で、2 つのコア部 1 2 a と 1 2 b の間と、一次巻線 1 4 と二次巻線 1 6 の間に配置される。静電シールド 2 2 ' のドレイン線 3 0 ' は、導電性パターンを二次巻線 1 6 へのコモンリード（common lead）4 9 に接続する。二次巻線 1 6 の端子は第 2 の整流器 5 8 に接続され、この整流器 5 8 は、可聴信号プロセッサ 4 8 から受信した可聴信号を増幅および変換する、可聴信号増幅および変換回路 4 6 に接続される。スイッチング回路 5 6 は、周波数変調、パルス変調、またはパルス幅変調や他のものを含む複数の方法によって、二次巻線 1 6 上の電圧を変調することが可能である。静電シールド 2 2 と静電シールド 2 2 ' の組み合わせの代替的配置では、第 1 のコア部 1 2 a および一次巻線 1 4 に向かい合った基板の表面上の第 1 の導電性パターンまたは層（図 3 の 2 8 または図 4 の 3 6）、および第 2 のコア部 1 2 b および二次巻線 1 6 に向かい合った基板の第 2 の

10

20

30

40

50

表面上の第2の導電性パターンまたは層（図3の28または図4の36）を有する、十分な厚みの単一の絶縁性基板である。

【0015】

動作中、整流器54はACライン電力をDC電力に整流する。スイッチング回路56は、DC電力を電気パルス（通常はACライン電力より非常に高い周波数）に変換する。変圧器10は、電気パルスを異なる（通常は低い）電圧に変圧する。第2の整流器58は、変圧器10の高周波出力を適当な電圧のDCに変換し、可聴信号増幅および変換回路16へ電力を供給する。可聴信号増幅および変換回路16は、可聴信号プロセッサ48から受信した可聴信号を増幅および変換する。整流器58の出力端子での電圧レベルは、スイッチング回路56によって変調される。変調は、周波数変調、パルス変調、またはパルス幅変調およびその他を含む複数の方法によって行うことができる。第1の静電シールド22および第2の静電シールド22'は、電流ソースに任意の容量性変位電流を還流し、それにより変圧器アセンブリ10からの電磁放射を最小にしている。

10

【0016】

動作中、整流器54はACライン電力をDC電力に整流する。スイッチング回路56は、DC電力を電気パルス（通常はACライン電力より非常に高い周波数）に変換する。変圧器10は、電気パルスを異なる（通常は低い）電圧に変圧する。第2の整流器58は、変圧器10の高周波出力を適当な電圧のDCに変換し、可聴信号増幅および変換回路46へ電力を供給する。可聴信号増幅および変換回路46は、可聴信号プロセッサ48から受信した可聴信号を増幅および変換する。整流器58の出力端子での電圧レベルは、スイッチング回路56によって変調される。変調は、周波数変調、パルス変調、またはパルス幅変調およびその他を含む複数の方法によって行うことができる。第1の静電シールド22および第2の静電シールド22'は、電流ソースに任意の容量性変位電流を還流し、それにより変圧器アセンブリ10からの電磁放射を最小にしている。

20

【0017】

3つ以上のコア部を有する変圧器において、1つのコア部を2つまたはそれよりも多いコア部から遮蔽するために複数のシールドを用いてもよい。本発明による変圧器シールドは、コア部の磁気特性に著しい影響を与えずに、変圧器のコア部間に流れる容量性変位電流を抑制する。本発明を組み込んだ変圧器は、従来の変圧器よりEMI放射を著しく減少させることができる。

30

【0018】

当業者は、本発明の概念から逸脱せずに、本明細書で開示された特定の装置および技術を種々に利用し、それらと異なるものにすることが可能であることは明らかである。よって、本発明は、本明細書で開示された、各々およびすべての新規の特徴と特徴の新規の組み合わせを包含し、特許請求の範囲の精神およびその範囲によってのみ制限されるように解釈すべきである。

【図面の簡単な説明】

【図1】本発明を組み込んだ変圧器アセンブリの等角図である。

【図2】図1の変圧器アセンブリの分解等角図である。

【図3】本発明による変圧器シールドの第1の実施形態である。

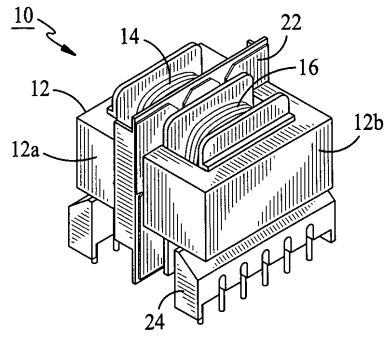
40

【図4】本発明による変圧器の第2の実施形態の断面図である。

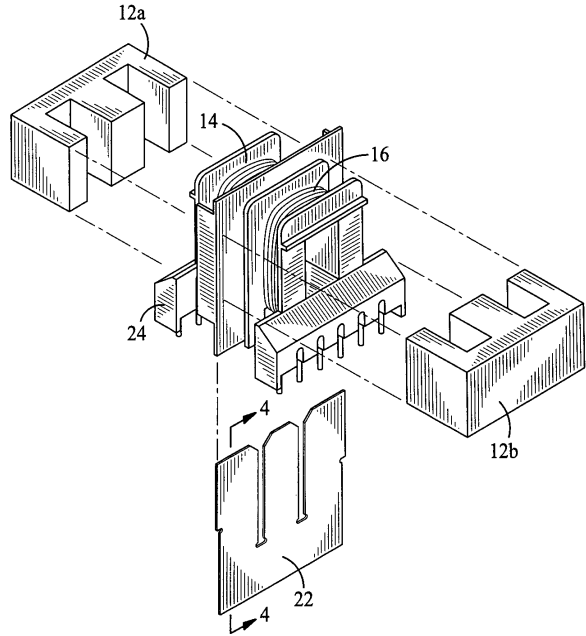
【図5】本発明による変圧器の第3の実施形態である。

【図6】本発明を組み込んだ電子装置のブロック図である。

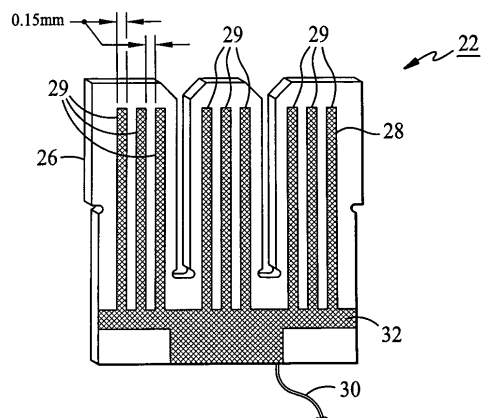
【図 1】



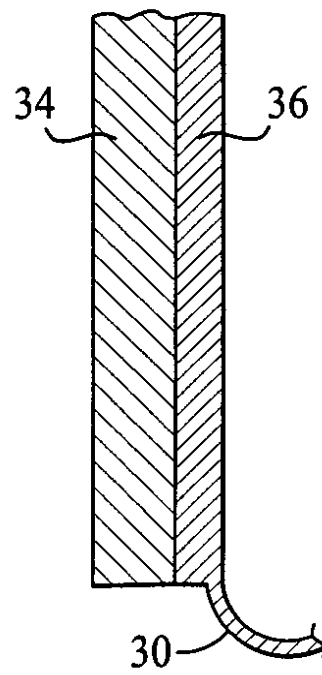
【図 2】



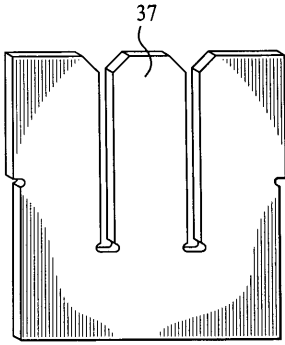
【図 3】



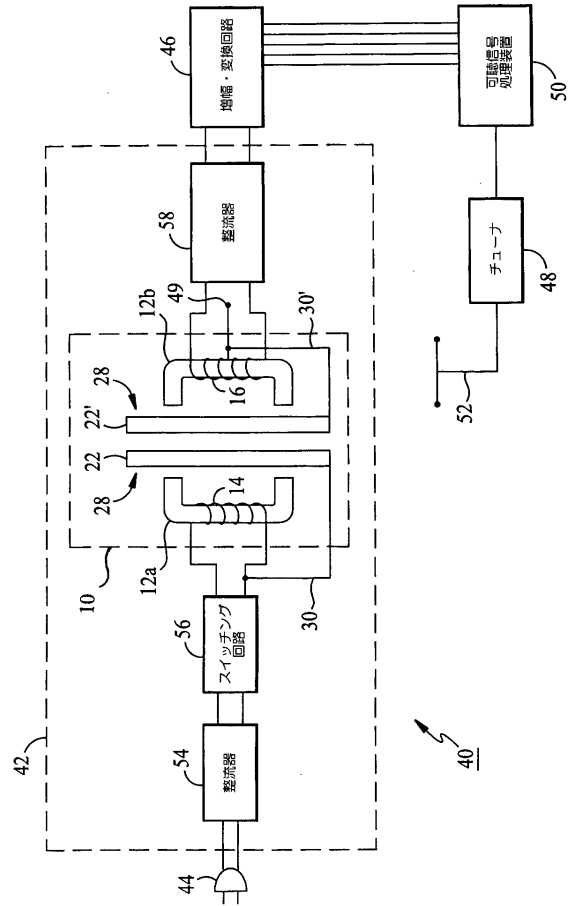
【図 4】



【図 5】



【図 6】



フロントページの続き

(72)発明者 ロバート・パーカー

アメリカ合衆国ヴァージニア州 2 2 1 2 4 , オークトン , タッターサル・トレイル 1 1 1 2 2

(72)発明者 ジェイムス・エイ・ソザンスキ

アメリカ合衆国マサチューセッツ州 0 1 7 4 0 , ボルトン , ベルリン・ロード 3 8 7

審査官 酒井 朋広

(56)参考文献 特公昭 5 9 - 0 0 6 0 4 6 (J P , B 1)

実開平 0 1 - 1 2 3 3 2 0 (J P , U)

特開平 0 7 - 0 4 5 4 5 1 (J P , A)

特開昭 6 3 - 0 8 4 1 0 6 (J P , A)

特開平 0 6 - 1 3 2 1 4 6 (J P , A)

特開平 0 6 - 2 8 3 3 4 0 (J P , A)

実開昭 6 0 - 0 2 6 6 1 1 (J P , U)

(58)調査した分野(Int.Cl. , D B 名)

H01F 27/36