【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第３区分
【発行日】平成17年3月17日(2005.3.17)

【公開番号】特開2002-304239(P2002-304239A)
【公開日】平成14年10月18日(2002.10.18)
【出願番号】特願2002-7390(P2002-7390)
【国際特許分類第７版】
　Ｇ０６Ｆ　1/32
// Ｈ０２Ｊ　7/00
【ＦＩ】
　Ｇ０６Ｆ　1/00　３３２Ｚ
　Ｈ０２Ｊ　7/00　３０２Ａ

【手続補正書】
【提出日】平成16年4月13日(2004.4.13)
【手続補正１】
【補正対象書類名】明細書
【補正対象項目名】特許請求の範囲
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
携帯用コンピュータ(10)に電力を供給するバッテリパック(40)の平均放電電流を低減して、前記バッテリパックが所定の温度に達しないようにするための装置であって、
前記平均放電電流がしきい値レベルを超えた場合、抑制信号(74)を発生する第１の回路(68,21)と、
前記抑制信号に応答して前記コンピュータシステムのデバイス(20,22,24,26,28,20,12)の電力需要を低減させ、該電力需要の低減によって前記平均放電電流を低減させるように構成された第２の回路(70,76,21)と
からなる装置。
【請求項２】
前記デバイスがプロセッサ(21,22)であり、前記第２の回路は、前記抑制信号に応答して前記プロセッサを減速させる、請求項１に記載の装置。
【請求項３】
前記デバイスは、ハード・ディスク・ドライブ(26)、プリンタ、ディスプレイ(12)、及び、フロッピー(R)ディスク・ドライブ(30)を含む周辺装置グループの中の１つの周辺装置である、請求項１に記載の装置。
【請求項４】
前記第１の回路および前記第２の回路がプロセッサ(21)からなる、請求項１に記載の装置。
【請求項５】
前記第２の回路は、前記抑制信号を受信するパルス幅制御器(70)を含む、請求項１～３のうちのいずれか一項に記載の装置。
【請求項６】
前記第１の回路は、比較器およびワン・ショット・デバイス(76)を含む、請求項１、２、４および５のうちのいずれか一項に記載の装置。
【請求項７】
前記第２の回路は、前記しきい値レベルを超える前記バッテリ放電電流の超過分に比例して、デューティ・サイクルの一部の間プロセッサを停止させる、請求項２に記載の装置。

【請求項８】
しきい値レベル(72)に対するバッテリ(40)からの過剰放電電流(62)を低減する方法であって、
前記バッテリからの放電電流を測定するステップと、
測定された放電電流としきい値レベルとの差を判定するステップと、
前記測定された放電電流が基準信号を超えた場合、抑制信号(74)をアクティブにするステップと、
前記抑制信号がアクティブになった場合、デューティ・サイクルの一部(L1)の間、前記バッテリから電力供給を受けるプロセッサ(22)を減速させるステップと
からなる方法。
【請求項９】
前記測定された放電電流に関連してデューティ・サイクルＴを制御するステップを更に含む、請求項８に記載の方法。