

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第4区分

【発行日】平成24年4月12日(2012.4.12)

【公開番号】特開2010-272156(P2010-272156A)

【公開日】平成22年12月2日(2010.12.2)

【年通号数】公開・登録公報2010-048

【出願番号】特願2009-121733(P2009-121733)

【国際特許分類】

G 11 C 16/02 (2006.01)

G 11 C 16/06 (2006.01)

【F I】

G 11 C 17/00 601P

G 11 C 17/00 601Q

G 11 C 17/00 632A

G 11 C 17/00 601D

G 11 C 17/00 632D

G 11 C 17/00 632Z

【手続補正書】

【提出日】平成24年2月27日(2012.2.27)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

電気的に書換可能な不揮発性メモリセルが複数配列された第1および第2のメモリアレイと、

各前記メモリセルのデータ書換に必要な書換電圧を生成する第1の電源回路と、

前記第1および第2のメモリアレイのデータ書換を指令する書換指令部と、

第1の書換可能信号が活性化状態の場合に、前記書換指令部の指令に従って前記第1の電源回路から前記第1のメモリアレイに前記書換電圧を供給する第1の電圧供給制御部と、

第2の書換可能信号が活性化状態の場合に、前記書換指令部の指令に従って前記第1の電源回路から前記第2のメモリアレイに前記書換電圧を供給する第2の電圧供給制御部とを備える、半導体装置。