

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 4 区分

【発行日】平成 26 年 5 月 29 日 (2014.5.29)

【公開番号】特開 2011-238336 (P2011-238336A)

【公開日】平成 23 年 11 月 24 日 (2011.11.24)

【年通号数】公開・登録公報 2011-047

【出願番号】特願 2011-95569 (P2011-95569)

【国際特許分類】

G 1 1 B 7/0045 (2006.01)

G 1 1 B 7/0065 (2006.01)

G 1 1 B 7/007 (2006.01)

G 1 1 B 20/10 (2006.01)

【F I】

G 1 1 B 7/0045 A

G 1 1 B 7/0065

G 1 1 B 7/007

G 1 1 B 20/10 3 4 1 Z

【手続補正書】

【提出日】平成 26 年 4 月 11 日 (2014.4.11)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

記憶媒体にデータを記憶させる方法 (200) であって、

1 及び 0 のビット状態を含む複数のビットを含む変調ビットストリームを受け取るステップ (202) と、

複数の二次変調ビットを出力するために前記 1 のビット状態を含む前記複数のビットの各々を二次変調するステップ (204) と、

前記複数の二次変調ビット、及び前記変調ビットストリームの前記 0 のビット状態を含む前記複数のビットの各々を示す複数のマークを前記記憶媒体に形成するステップ (206) と

を備え、

前記複数のマークを形成する前記ステップは、前記記憶媒体の単一の層の多数のトラックに沿って微小反射体の階段式パターンを形成するステップを含んでいる、

方法 (200)。

【請求項 2】

記憶媒体にデータを記憶させる方法 (200) であって、

1 及び 0 のビット状態を含む複数のビットを含む変調ビットストリームを受け取るステップ (202) と、

複数の二次変調ビットを出力するために前記 1 のビット状態を含む前記複数のビットの各々を二次変調するステップ (204) と、

前記複数の二次変調ビット、及び前記変調ビットストリームの前記 0 のビット状態を含む前記複数のビットの各々を示す複数のマークを前記記憶媒体に形成するステップ (206) と

を備え、

前記複数のマークを形成する前記ステップは、前記記憶媒体の単一の層の多数のトラックに渡って微小反射体の階段式パターンを形成するステップを含んでいる、
方法（２００）。

【請求項３】

前記変調ビットストリームを出力するために光学的信号を一次変調するステップを含んでいる請求項１または２に記載の方法（２００）。

【請求項４】

前記二次変調するステップは、前記変調ビットストリームを位相変調するステップを含んでいる、請求項１乃至３のいずれかに記載の方法（２００）。

【請求項５】

前記位相変調するステップは、前記変調ビットストリームを離散型で位相変調するステップを含んでいる、請求項４に記載の方法（２００）。

【請求項６】

記憶媒体（１２）用の光記録システム（１０）であって、
１及び０のビット状態を含む複数のビットを含む変調ビットストリームを出力するためにチャンネルのビットを変調して、
複数の二次変調ビットを出力するために前記１のビット状態を含む前記複数のビットの各々を二次変調する
ように構成されているプロセッサ（２８）と、
該プロセッサ（２８）に電氣的に結合されており、
前記プロセッサ（２８）から１又は複数の命令信号を受け取って、
前記複数の二次変調ビットを示す複数のマイクロプログラムを含む複数のマークを前記記憶媒体に形成するように１又は複数の光学的構成要素（１４）を作動させる
ように構成されている光ドライブ電子回路ユニット（２２）と
を備えた光記録システム（１０）。

【請求項７】

前記二次変調ビット（８４）は、複数の位相変調ビット、深さ変調ビット、振幅変調ビット又はこれらの組み合わせの少なくとも一つを含んでいる、請求項６に記載の光記録システム（１０）。

【請求項８】

記憶媒体（１２）用の光学式読み取り器（１０）であって、
変調ビットストリームの０のビット状態を含む複数のビットと複数の二次変調ビット（８６）とを含む前記記憶媒体（１２）から反射光ビーム（１８）を検出して、
前記変調ビットストリームの前記０のビット状態を含む複数のビット、又は
前記変調ビットストリームの前記０のビット状態を含む前記複数のビット及び前記複数の二次変調ビット（８６）
の何れか一方を前記反射光ビームにおいて検出する
ように構成されている光ドライブ電子回路ユニット（２２）
を備え、
前記光ドライブ電子回路ユニット（２２）がホモダイン検出器を備える、
光学式読み取り器（１０）。