

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5937640号
(P5937640)

(45) 発行日 平成28年6月22日 (2016. 6. 22)

(24) 登録日 平成28年5月20日 (2016. 5. 20)

(51) Int. Cl.	F I
A 6 3 F 5/04 (2006.01)	A 6 3 F 5/04 5 1 2 Z
	A 6 3 F 5/04 5 1 6 D

請求項の数 2 (全 141 頁)

(21) 出願番号	特願2014-96950 (P2014-96950)	(73) 特許権者	000144153
(22) 出願日	平成26年5月8日 (2014. 5. 8)		株式会社三共
(62) 分割の表示	特願2010-56510 (P2010-56510)		東京都渋谷区渋谷三丁目2 9 番 1 4 号
原出願日	平成22年3月12日 (2010. 3. 12)	(74) 代理人	100098729
(65) 公開番号	特開2014-208100 (P2014-208100A)		弁理士 重信 和男
(43) 公開日	平成26年11月6日 (2014. 11. 6)	(74) 代理人	100116757
審査請求日	平成26年5月8日 (2014. 5. 8)		弁理士 清水 英雄
		(74) 代理人	100123216
			弁理士 高木 祐一
		(74) 代理人	100163212
			弁理士 溝渕 良一
		(74) 代理人	100148161
			弁理士 秋庭 英樹
		(74) 代理人	100156535
			弁理士 堅田 多恵子

最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項 1】

遊技を行うことが可能な遊技機であって、
 制御処理プログラムに基づき遊技機における制御を実行する制御用 C P U が内蔵された
 制御用マイクロコンピュータと、
 前記制御用マイクロコンピュータに内蔵又は外付けされ、乱数値となる数値データを生成する乱数回路と、
 電力供給が停止しても所定期間記憶内容を保持可能な記憶手段と、
 を備え、
 前記乱数回路は、
 数値データを予め定められた手順により更新する数値更新手段と、
 前記数値更新手段により更新された数値データを格納する乱数値格納手段と、
 を含み、
 前記制御用マイクロコンピュータは、
 前記乱数値格納手段に格納されている数値データを読み出す処理を行う読出処理手段と
 、
 前記読出処理手段により読み出された数値データに基づいて所定の決定を行う制御決定
 手段と、

所定信号の入力に基づいて前記数値更新手段により更新された数値データが前記乱数値
 格納手段に格納されたときに所定のフラグをオン状態にして新たな数値データの格納を制

限する一方、前記乱数値格納手段に格納された数値データが前記読出処理手段により読み出されたときに前記所定のフラグをオフ状態にして新たな数値データの格納を許可する制限手段と、

電源電圧の低下に基づいて電力供給の再開後に電力供給の停止前の状態に復帰可能とするための所定の処理を実行する所定の処理実行手段と、

を含み、

前記所定のフラグは、前記制御用CPUによる制御が開始されるときにオフ状態にされ

、
前記読出処理手段により読み出された数値データは前記記憶手段に記憶され、
前記読出処理手段が数値データを読み出す際に前記所定の処理は実行されない、遊技機

10

【請求項2】

操作手段と、

前記操作手段の操作状況を検出する検出手段と、

前記検出手段がオフ状態からオン状態に切り替わったことを検出したことを条件として、前記操作手段が有効に操作されたと判定する判定手段と、

を備える、請求項1に記載の遊技機。

【発明の詳細な説明】

【技術分野】

【0001】

20

本発明は、弾球遊技機やスロットマシンなどの遊技機に関する。

【背景技術】

【0002】

この種の遊技機では、所定の契機で抽選を行い、その抽選に当選することで大当たりなど遊技者にとって有利な状態に制御するものが一般的である。抽選を行う方法としては、一定の範囲で数値を更新するカウンタを設け、抽選契機となる事象が検出された際に、カウンタの数値を抽出し、抽出した値を乱数として用いる方法がある（例えば、特許文献1参照）。

【先行技術文献】

【特許文献】

30

【0003】

【特許文献1】特開2005-152268号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

特許文献1に記載の遊技機のように、カウンタの数値を抽出して抽選を行う方法では、抽選契機となる事象が検出されてカウンタの数値を抽出した後、信号線にノイズがのることによって再度カウンタから数値が抽出された場合、抽選契機となる事象の検出によって抽出された数値とは異なる数値によって抽選が行われてしまうこととなる。

【0006】

40

本発明は、このような問題点に着目してなされたものであり、本来の契機とは異なるタイミングで抽出された数値を用いて決定が行われてしまうことを防止できる遊技機を提供することを目的とする。

【課題を解決するための手段】

【0007】

上記課題を解決するために、本発明の請求項1に記載の遊技機は、

遊技を行うことが可能な遊技機であって、

制御処理プログラムに基づき遊技機における制御を実行する制御用CPUが内蔵された制御用マイクロコンピュータと、

前記制御用マイクロコンピュータに内蔵又は外付けされ、乱数値となる数値データを生

50

成する乱数回路と、

電力供給が停止しても所定期間記憶内容を保持可能な記憶手段と、

を備え、

前記乱数回路は、

数値データを予め定められた手順により更新する数値更新手段と、

前記数値更新手段により更新された数値データを格納する乱数値格納手段と、

を含み、

前記制御用マイクロコンピュータは、

前記乱数値格納手段に格納されている数値データを読み出す処理を行う読出処理手段と

、

前記読出処理手段により読み出された数値データに基づいて所定の決定を行う制御決定手段と、

所定信号の入力に基づいて前記数値更新手段により更新された数値データが前記乱数値格納手段に格納されたときに所定のフラグをオン状態にして新たな数値データの格納を制限する一方、前記乱数値格納手段に格納された数値データが前記読出処理手段により読み出されたときに前記所定のフラグをオフ状態にして新たな数値データの格納を許可する制限手段と、

電源電圧の低下に基づいて電力供給の再開後に電力供給の停止前の状態に復帰可能とするための所定の処理を実行する所定の処理実行手段と、

を含み、

前記所定のフラグは、前記制御用CPUによる制御が開始されるときにオフ状態にされ

、

前記読出処理手段により読み出された数値データは前記記憶手段に記憶され、前記読出処理手段が数値データを読み出す際に前記所定の処理は実行されない

ことを特徴としている。

本発明の請求項2に記載の遊技機は、請求項1に記載の遊技機であって、

操作手段と、

前記操作手段の操作状況を検出する検出手段と、

前記検出手段がオフ状態からオン状態に切り替わったことを検出したことを条件として

、前記操作手段が有効に操作されたと判定する判定手段と、

を備える

ことを特徴としている。

【0008】

本発明の手段1に記載の遊技機は、

所定の遊技を行うことが可能な遊技機（スロットマシン1）であって、

前記遊技機に異常が発生したか否かを判定する異常判定手段（ドア開放、設定変更、投入エラー、払出エラーの判定）と、

前記異常判定手段が前記遊技機に異常が発生したと判定したことに基づいて、該異常の発生を示す異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）を外部出力信号（セキュリティ信号）として出力させるための制御を行う外部出力制御手段（メイン制御部41）と、

前記異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）の出力状態を含む遊技の進行制御を行うための遊技データを読み出し及び書き込み可能に記憶するデータ記憶手段（RAM507）と、

所定の初期化操作（設定変更操作）に基づいて前記データ記憶手段（RAM507）に記憶されている前記遊技データを初期化する遊技データ初期化手段（初期化1）と、

所定の信号（スタートスイッチ7のon）が入力されたことを検出する第1の検出手段（ラッチ用フリップフロップ557A）と、

前記所定の信号（スタートスイッチ7のon）が入力されたことを検出する第2の検出手段（スイッチ入力判定処理）と、

10

20

30

40

50

数値データを更新する数値データ更新手段（乱数列変更回路５５５）と、

前記第１の検出手段（ラッチ用フリップフロップ５５７Ａ）が前記所定の信号（スタートスイッチ７のｏｎ）の入力を検出したことに基づいて前記数値データ更新手段（乱数列変更回路５５５）によって更新された数値データを乱数値として抽出し、第１の数値データ格納領域（乱数値レジスタＲ１Ｄ）に格納する乱数抽出手段（乱数ラッチセレクト５５８Ａ）と、

前記第１の数値データ格納領域（乱数値レジスタＲ１Ｄ）に前記乱数抽出手段（乱数ラッチセレクト５５８Ａ）により数値データが格納された後、該格納されている数値データが読み出されるまでは、前記乱数抽出手段（乱数ラッチセレクト５５８Ａ）により新たな数値データが格納されることがなく、該第１の数値データ格納領域（乱数値レジスタＲ１

10

Ｄ）に格納されている数値データを保持する数値データ保持手段（新たな数値データのラッチの禁止）と、
一定時間（約２．２４ｍｓ）毎に、前記第１の数値データ格納領域（乱数値レジスタＲ１Ｄ）に数値データが格納されているか否か（乱数ラッチフラグが設定されているか否か）を判定する数値データ格納判定手段と、

前記数値データ格納判定手段が前記第１の数値データ格納領域（乱数値レジスタＲ１Ｄ）に数値データが格納されている（乱数ラッチフラグが設定されている）と判定したときに、前記第１の数値データ格納領域（乱数値レジスタＲ１Ｄ）に格納されている数値データを読み出すことにより、前記数値データ保持手段による数値データの保持を解除するとともに、該読み出した数値データを前記第１の数値データ格納領域（乱数値レジスタＲ１

20

Ｄ）とは異なる第２の数値データ格納領域（乱数値格納ワーク）に格納する数値データ読出手段と、
前記第２の検出手段（スイッチ入力判定処理）が前記所定の信号（スタートスイッチ７のｏｎ）の入力を検出したことに基づいて前記第２の数値データ格納領域（乱数値格納ワーク）に格納されている数値データを用いて遊技に関連する決定を行うための処理を行う遊技関連決定処理手段（内部抽選）と、

を備え、

前記遊技データ初期化手段は、前記データ記憶手段（ＲＡＭ５０７）に記憶されている前記遊技データを初期化する際に、前記遊技データのうち前記異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）の出力状態を示すデータ（非初期化領域のデータ）を初期化せずに保持する

30

ことを特徴としている。

この特徴によれば、一定時間毎に、第１の数値データ格納領域に数値データが格納されているか否か判定され、第１の数値データ格納領域に数値データが格納されている場合には、第１の数値データ格納領域に格納されている数値データが読み出され、数値データ保持手段による数値データの保持が解除されるようになっており、ノイズなどによって第１の数値データ格納領域に数値データが格納され、その数値データが保持されても、その状態が一定時間を超えて継続することがなく、所定の信号の検出に伴い遊技に関連する決定を行うための処理を行うタイミングで抽出された数値データを取得することが可能となる

40

。また、数値データ格納判定手段が第１の数値データ格納領域に新たな数値データが格納されていると判定し、第１の数値データ格納領域から数値データが読み出される毎に、第２の数値データ格納領域の数値データが第１の数値データ格納領域から読み出された数値データ、すなわち新たに抽出された数値データに更新されるとともに、遊技関連決定処理手段は、第１の数値データ格納領域に格納されている数値データではなく、第２の数値データ格納領域に格納された数値データを用いるので、第１の数値データ格納領域から数値データが読み出された後に、信号線にノイズがのって第１の数値データ格納領域に格納されている数値データが変わってしまっても遊技関連決定処理手段が用いる第２の数値データ格納領域の数値データに影響することがなく、このような場合であっても、所定の信号が検出されたタイミングで抽出した数値データを用いて遊技に関連する決定を行うことが

50

できる。

また、初期化操作によってデータ記憶手段に記憶されている遊技データが初期化される場合でも、遊技データのうち異常信号の出力状態を示すデータが初期化されずに保持されるので、データ記憶手段のデータに異常が生じて遊技データを初期化しても、保持されているデータから異常信号の出力状態を特定することで、データ異常の原因を特定することが可能となる。さらに初期化操作によっても異常信号の出力状態を初期化することができないため、不正行為によって異常が生じた場合でもその痕跡を残すことができる。

【0009】

本発明の手段2に記載の遊技機は、

所定の遊技を行うことが可能な遊技機（スロットマシン1）であって、

10

前記遊技機に異常が発生したか否かを判定する異常判定手段（ドア開放、設定変更、投入エラー、払出エラーの判定）と、

前記異常判定手段が前記遊技機に異常が発生したと判定したことに基づいて、該異常の発生を示す異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）を外部出力信号（セキュリティ信号）として出力させるための制御を行う外部出力制御手段（メイン制御部41）と、

前記異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）の出力状態を含む遊技の進行制御を行うための遊技データを読み出し及び書き込み可能に記憶するデータ記憶手段（RAM507）と、

所定の初期化操作（設定変更操作）に基づいて前記データ記憶手段（RAM507）に記憶されている前記遊技データを初期化する遊技データ初期化手段（初期化1）と、

20

所定の信号（スタートスイッチ7のon）が入力されたことを検出する第1の検出手段（ラッチ用フリップフロップ557A）と、

前記所定の信号（スタートスイッチ7のon）が入力されたことを検出する第2の検出手段（スイッチ入力判定処理）と、

数値データを更新する数値データ更新手段（乱数列変更回路555）と、

前記第1の検出手段（ラッチ用フリップフロップ557A）が前記所定の信号（スタートスイッチ7のon）の入力を検出したことに基づいて前記数値データ更新手段（乱数列変更回路555）によって更新された数値データを乱数値として抽出し、第1の数値データ格納領域（乱数値レジスタR1D）に格納する乱数抽出手段（乱数ラッチセクタ558A）と、

30

前記第1の数値データ格納領域（乱数値レジスタR1D）に前記乱数抽出手段（乱数ラッチセクタ558A）により数値データが格納された後、該格納されている数値データを読み出されるまでは、前記乱数抽出手段（乱数ラッチセクタ558A）により新たな数値データが格納されることがなく、該第1の数値データ格納領域（乱数値レジスタR1D）に格納されている数値データを保持する数値データ保持手段（新たな数値データのラッチの禁止）と、

前記数値データ格納領域（乱数値レジスタR1D）に数値データが格納されたときに割込（乱数ラッチ割込）を発生させる割込発生手段と、

前記割込発生手段が前記割込（乱数ラッチ割込）を発生させたことに応じて、前記数値データ格納領域（乱数値レジスタR1D）に格納されている数値データを読み出すことにより、前記数値データ保持手段による数値データの保持を解除するとともに、該読み出した数値データを前記第1の数値データ格納領域（乱数値レジスタR1D）とは異なる第2の数値データ格納領域（乱数値格納ワーク）に格納する数値データ読出手段（乱数値ラッチ割込処理（変形例））と、

40

前記第2の検出手段（スイッチ入力判定処理）が前記所定の信号（スタートスイッチ7のon）の入力を検出したことに基づいて前記第2の数値データ格納領域（乱数値格納ワーク）に格納されている数値データを用いて遊技に関連する決定を行うための処理を行う遊技関連決定処理手段（内部抽選）と、

を備え、

50

前記遊技データ初期化手段は、前記データ記憶手段（RAM 507）に記憶されている前記遊技データを初期化する際に、前記遊技データのうち前記異常信号（ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号）の出力状態を示すデータ（非初期化領域のデータ）を初期化せずに保持する

ことを特徴としている。

この特徴によれば、第1の数値データ格納領域に数値データが格納されると割込が発生し、割込に応じて第1の数値データ格納領域に格納されている数値データが読み出され、数値データ保持手段による数値データの保持が解除されるようになっており、ノイズなどによって第1の数値データ格納領域に数値データが格納されても、割込の発生に応じて直ちに数値データが読み出され、新たな数値データを格納可能な状態となるため、ノイズなどによって数値データが格納されても、所定の信号の検出に伴い遊技に関連する決定を行うための処理を行うタイミングで抽出された数値データを取得することが可能となる。

また、第1の数値データ格納領域に新たな数値データが格納されて割込が発生し、第1の数値データ格納領域から数値データが読み出される毎に、第2の数値データ格納領域の数値データが第1の数値データ格納領域から読み出された数値データ、すなわち新たに抽出された数値データに更新されるとともに、遊技関連決定手段は、第1の数値データ格納領域に格納されている数値データではなく、第2の数値データ格納領域に格納された数値データを用いるので、第1の数値データ格納領域から数値データが読み出された後に、信号線にノイズがのって数値データが変わってしまっても遊技関連決定手段が用いる第2の数値データ格納領域の数値データに影響することがなく、このような場合であっても、所定の信号が検出されたタイミングで抽出した数値データを用いて遊技に関連する決定を行うことができる。

また、初期化操作によってデータ記憶手段に記憶されている遊技データが初期化される場合でも、遊技データのうち異常信号の出力状態を示すデータが初期化されずに保持されるので、データ記憶手段のデータに異常が生じて遊技データを初期化しても、保持されているデータから異常信号の出力状態を特定することで、データ異常の原因を特定することが可能となる。さらに初期化操作によっても異常信号の出力状態を初期化することができないため、不正行為によって異常が生じた場合でもその痕跡を残すことができる。

【0010】

尚、手段1、2において数値データ保持手段は、前記第1の数値データ格納領域に前記乱数抽出手段により数値データが格納された後、該格納されている数値データが読み出されるまで、前記乱数抽出手段による数値データの新たな抽出を禁止することにより、第1の数値データ格納領域に格納されている数値データを保持するようにしても良いし、前記第1の数値データ格納領域に前記乱数抽出手段により数値データが格納された後、該格納されている数値データが読み出されるまで、前記乱数抽出手段により数値データの抽出が行われても第1の数値データ格納領域への格納を禁止することにより、第1の数値データ格納領域に格納されている数値データを保持するようにしても良い。

また、手段1、2において前記遊技関連決定処理手段が、遊技に関連する決定を行うための処理を行うとは、遊技に関連する決定そのものを行う処理であっても良いし、遊技に関連する決定を行う際の抽選値としての数値データを確定する処理であっても良く、後者の場合であれば、その時点で遊技に関連する決定を行う必要はない。

また、前記第1の検出手段は、前記乱数抽出手段が数値データを抽出する契機となる所定の信号の入力を検出する検出手段であり、前記第2の検出手段は、前記遊技関連決定処理手段が遊技に関連する決定を行うための処理を行う契機となる所定の信号の入力を検出する検出手段であり、これら第1の検出手段、第2の検出手段は、別個に構成されていれば良い。また、第1の検出手段による所定の信号の検出方法と第2の検出手段による所定の信号の検出方法とは同じ方法であっても良いし、異なる方法であっても良い。

【0011】

本発明の手段3に記載の遊技機は、手段1または2に記載の遊技機であって、前記遊技機への電力供給が停止されても、前記データ記憶手段に記憶されている遊技デ

ータ（RAM507の格納データ）の少なくとも一部を保持する遊技データ保持手段（バックアップ電源）と、

電断条件（電圧低下信号の検出）が成立したときに前記遊技データ保持手段により保持されている遊技データ（RAM507の格納データ）に基づいて復帰可能とするための電断処理（電断処理（メイン））を実行する電断処理実行手段と、

前記電断処理（電断処理（メイン））の実行後、電力供給が停止せずに一定時間継続した場合に起動命令（ユーザリセット）を行う起動命令手段と、

前記起動命令（ユーザリセット）を契機に前記遊技データ保持手段により保持されている遊技データ（RAM507の格納データ）に基づいて前記電断処理前の制御状態に復帰させる制御状態復帰手段と、

前記電断処理（電断処理（メイン））の実行後、電力供給が停止するのを待機している期間において、前記第1の数値データ格納領域（乱数値レジスタR1D）に数値データが格納されているか否かを判定し、前記数値データが格納されていると判定した場合に、該格納されている数値データを読み出すことにより、前記数値データ保持手段による数値データの保持を解除する電断待機時保持解除手段（電断処理後の数値データのダミー読み出し）と、

を備える

ことを特徴としている。

この特徴によれば、瞬停などにより一時的に電圧が低下して電断処理が実行された場合には、一定時間が経過しても電力供給が停止しない場合に起動命令が行われ、もとの状態に復帰するとともに、電力供給の停止を待機している期間において第1の数値データ格納領域に数値データが格納された場合には、その数値データが読み出され、数値データ保持手段による数値データの保持が解除されるようになっており、瞬停など、一時的に電圧が不安定となり、信号線にノイズがのって数値データが第1の数値データ格納領域に格納され、その状態が保持されたままの状態となっても、すぐに読み出されて第1の数値データ格納領域に新たな数値データを格納可能な状態となるため、瞬停などの復帰後、その間にノイズなどによって保持されていた数値データを用いて遊技に関連する決定が行われし

【0012】

本発明の手段4に記載の遊技機は、手段1～3のいずれかに記載の遊技機であって、

遊技の進行制御を行う遊技制御手段（メイン制御部41）の起動後、遊技の進行制御を開始する前に前記第1の数値データ格納領域（乱数値レジスタR1D）に格納されている数値データを読み出すことにより、前記数値データ保持手段による数値データの保持を解除する起動時保持解除手段（起動時における数値データのダミー読み出し）を含む

ことを特徴としている。

この特徴によれば、遊技制御手段の起動後、遊技の進行制御を開始する前に第1の数値データ格納領域に格納されている数値データが読み出され、数値データ保持手段による数値データの保持が解除されるようになっており、電源投入時や瞬停時の電圧が不安定な状態において信号線にノイズがのって数値データが第1の数値データ格納領域に格納され、その状態が保持されたままの状態となっても、遊技の進行制御が行われる前に読み出されて第1の数値データ格納領域に新たな数値データを格納可能な状態となるため、電源投入時や瞬停の復帰後、ノイズなどによって保持されていた数値データを用いて遊技に関連する決定が行われし

【0013】

本発明の手段5に記載の遊技機は、手段1～4のいずれかに記載の遊技機であって、

前記遊技関連決定処理手段は、前記第2の検出手段（スイッチ入力判定処理）により前記所定の信号（スタートスイッチ7のon）が所定期間（約2.24ms）継続して検出されたことを条件に、前記遊技に関連する決定を行うための処理（内部抽選）を行う

ことを特徴としている。

この特徴によれば、静電気などのノイズによって所定の信号が誤って検出されたにも関わらず、遊技に関連する決定を行うための処理が行われてしまうことを防止できる。

【0014】

本発明の手段6に記載の遊技機は、手段1～5のいずれかに記載の遊技機であって、前記遊技機毎に個別に割り当てられた識別符号（IDナンバー）が記憶される不揮発性メモリ（ROM506）を備え、

前記遊技機は、電力供給が開始したときに前記不揮発性メモリ（ROM506）に記憶されている識別符号（IDナンバー）に基づいて初期数値データ（数値データのスタート値）を生成する初期数値データ生成手段（乱数回路設定処理）をさらに備え、

前記数値データ更新手段（乱数列変更回路555）は、電力供給が開始したときに前記初期数値データ生成手段（乱数回路設定処理）により生成された初期数値データ（数値データのスタート値）から前記数値データの更新を開始する

ことを特徴としている。

この特徴によれば、遊技機毎に個別に割り当てられた識別符号に基づいて生成された初期数値データから数値データの更新が開始されるので、遊技機毎に初期数値データが異なり、初期数値データを特定することが困難となるため、特定の数値データのタイミングを狙って所定の信号を検出させる不正を効果的に防止できる。

【0015】

本発明の手段7に記載の遊技機は、手段1～6のいずれかに記載の遊技機であって、

遊技の進行制御を行う遊技制御手段（メイン制御部41）を備え、

前記数値データ更新手段（乱数列変更回路555）は、前記遊技制御手段（メイン制御部41）を動作させるための動作クロック（制御用クロック）とは周期の異なる動作クロック（乱数用クロック）を入力して前記数値データを更新する

ことを特徴としている。

この特徴によれば、遊技制御手段の動作と数値データの更新周期とが同期することにより、遊技関連決定手段により用いられる乱数値に偏りが生じてしまうことを防止できるとともに、遊技制御手段に不正基板が接続されても遊技制御手段の動作から数値データの更新周期を特定することは不可能となるため、特定の数値データのタイミングを狙って所定の信号を検出させる不正を効果的に防止できる。

【0016】

本発明の手段8に記載の遊技機は、手段1～7のいずれかに記載の遊技機であって、

前記数値データ更新手段（乱数列変更回路555）は、所定周期の動作クロック（乱数用クロック）を入力して前記数値データを更新し、

前記遊技機は、前記数値データ更新手段（乱数列変更回路555）に入力される動作クロック（乱数用クロック）の入力状態に基づき、前記数値データ更新手段（乱数列変更回路555）の動作状態に異常が発生したか否かを判定する動作クロック異常判定手段（乱数回路異常検査処理）を備える

ことを特徴としている。

この特徴によれば、数値データ更新手段により数値データが正常に更新されないまま、すなわち数値データが固定されたままの状態で遊技に関連する決定を行うための処理を行わせる不正を防止できる。

【図面の簡単な説明】

【0017】

【図1】本発明が適用された遊技機の一例であるスロットマシンの正面図である。

【図2】スロットマシンの内部構造図である。

【図3】リールの図柄配列を示す図である。

【図4】スロットマシンの構成を示すブロック図である。

【図5】メイン制御部の構成を示すブロック図である。

【図6】メイン制御部におけるアドレスマップの一例を示す図である。

【図 7】プログラム管理エリア及び内蔵レジスタの主要部分を例示する図である。

【図 8】ヘッダ及び機能設定における設定内容の一例を示す図である。

【図 9】第 1 乱数初期設定、第 2 乱数初期設定及び割込み初期設定における設定内容の一例を示す図である。

【図 10】セキュリティ時間設定における設定内容の一例を示す図である。

【図 11】内部情報レジスタの構成例等を示す図である。

【図 12】乱数回路の構成例を示すブロック図である。

【図 13】乱数列変更レジスタの構成例等を示す図である。

【図 14】乱数列変更回路による乱数更新規則の変更動作を示す説明図である。

【図 15】乱数列変更回路による乱数更新規則の変更動作を示す説明図である。

10

【図 16】乱数値取込レジスタの構成例等を示す図である。

【図 17】乱数ラッチ選択レジスタの構成例等を示す図である。

【図 18】乱数値レジスタの構成例を示す図である。

【図 19】乱数ラッチフラグレジスタの構成例等を示す図である。

【図 20】乱数割込み制御レジスタの構成例等を示す図である。

【図 21】入力ポートレジスタの構成例等を示す図である。

【図 22】シリアル通信回路の構成例を示すブロック図である。

【図 23】シリアル通信回路によるコマンドの送信状況を示す図である。

【図 24】外部出力基板の構成例及び外部出力信号の一例を示すブロック図である。

【図 25】メイン制御部が起動時に実行する起動処理（メイン）の制御内容を示すフローチャートである。

20

【図 26】メイン制御部が実行するセキュリティチェック処理の制御内容を示すフローチャートである。

【図 27】メイン制御部が実行する乱数回路設定処理の制御内容を示すフローチャートである。

【図 28】メイン制御部が実行する乱数回路異常検出処理の制御内容を示すフローチャートである。

【図 29】メイン制御部が実行するコマンド格納処理の制御内容を示すフローチャートである。

【図 30】メイン制御部がエラー発生時に実行するエラー処理の制御内容を示すフローチャートである。

30

【図 31】メイン制御部が実行する設定変更処理の制御内容を示すフローチャートである。

【図 32】メイン制御部が設定変更処理後に実行するゲーム処理の制御内容を示すフローチャートである。

【図 33】メイン制御部が実行する B E T 処理の制御内容を示すフローチャートである。

【図 34】メイン制御部が実行する B E T 処理の制御内容を示すフローチャートである。

【図 35】メイン制御部が実行する B E T 処理の制御内容を示すフローチャートである。

【図 36】メイン制御部が実行するリール回転処理の制御内容を示すフローチャートである。

40

【図 37】メイン制御部が実行するリール回転処理の制御内容を示すフローチャートである。

【図 38】メイン制御部が一定間隔毎に実行するタイマ割込処理（メイン）の制御内容を示すフローチャートである。

【図 39】メイン制御部が一定間隔毎に実行するタイマ割込処理（メイン）の制御内容を示すフローチャートである。

【図 40】メイン制御部がタイマ割込処理（メイン）において実行するスイッチ入力判定処理の制御内容を示すフローチャートである。

【図 41】メイン制御部がタイマ割込処理（メイン）において実行する乱数値読出処理の制御内容を示すフローチャートである。

50

【図 4 2】メイン制御部がタイマ割込処理（メイン）において実行するドア監視処理の制御内容を示すフローチャートである。

【図 4 3】メイン制御部がタイマ割込処理（メイン）において実行するコマンド送信処理の制御内容を示すフローチャートである。

【図 4 4】メイン制御部がタイマ割込処理（メイン）において電断を検出したことに応じて実行する電断処理（メイン）の制御内容を示すフローチャートである。

【図 4 5】乱数回路における動作を説明するためのタイミングチャートである。

【図 4 6】スタートスイッチの操作と乱数値レジスタの関連を示すタイミングチャートである。

【図 4 7】スタートスイッチの操作と乱数値レジスタの関連を示すタイミングチャートである。 10

【図 4 8】変形例において乱数回路にて数値データがラッチされた際にメイン制御部が実行する乱数値ラッチ割込処理の制御内容を示すフローチャートである。

【図 4 9】変形例におけるスタートスイッチの操作と乱数値レジスタの関連を示すタイミングチャートである。

【図 5 0】スタートスイッチの検出状況を示すタイミングチャートである。

【図 5 1】シリアル通信回路のステータスレジスタの値と、ドアコマンド、操作検出コマンドの転送許可／禁止と、の関係を示すタイミングチャートである。

【図 5 2】制御状態に応じてゲームの進行制御に關与する操作スイッチ及びゲームの進行制御に關与しない操作スイッチを示す図である。 20

【図 5 3】サブ制御部が起動時に実行する起動処理（サブ）の制御内容を示すフローチャートである。

【図 5 4】サブ制御部が一定間隔毎に実行するタイマ割込処理（サブ）の制御内容を示すフローチャートである。

【図 5 5】サブ制御部が一定間隔毎に実行するタイマ割込処理（サブ）の制御内容を示すフローチャートである。

【図 5 6】サブ制御部が一定間隔毎に実行するタイマ割込処理（サブ）の制御内容を示すフローチャートである。

【図 5 7】サブ制御部がタイマ割込処理（サブ）において実行する操作検出処理 1 の制御内容を示すフローチャートである。 30

【図 5 8】サブ制御部がタイマ割込処理（サブ）において実行する操作検出処理 2 の制御内容を示すフローチャートである。

【図 5 9】サブ制御部が、電断検出回路から電圧低下信号の入力されることによって実行する電断処理（サブ）の制御内容を示すフローチャートである。

【図 6 0】サブ制御部の制御状態を示すタイミングチャートである。

【図 6 1】サブ制御部の起動時における制御状態を示すタイミングチャートである。

【図 6 2】サブ制御部の起動時における制御状態を示すタイミングチャートである。

【図 6 3】サブ制御部の起動時における制御状態を示すタイミングチャートである。

【図 6 4】サブ制御部の起動時における制御状態を示すタイミングチャートである。

【図 6 5】サブ制御部の起動時における制御状態を示すタイミングチャートである。 40

【図 6 6】操作演出の一例を示す図である。

【図 6 7】連続操作演出の実行状況を示す図である。

【図 6 8】台情報の閲覧状況を示す図である。

【図 6 9】設定変更時におけるメイン制御部及びサブ制御部の制御状況を示すタイミングチャートである。

【図 7 0】設定確認時におけるメイン制御部及びサブ制御部の制御状況を示すタイミングチャートである。

【図 7 1】管理者モード画面を示す図である。

【図 7 2】履歴データクリア画面を示す図である。

【図 7 3】オプション画面を示す図である。 50

【図 7 4】入賞として定められた役の構成を示す図である。

【図 7 5】遊技状態別の内部抽選の対象役を示す図である。

【図 7 6】フリーズ抽選の当選確率を示す図である。

【図 7 7】フリーズ状態の発生とフリーズ演出、およびフリーズ演出後のステップアップ演出を説明するためのタイミングチャートである。

【図 7 8】フリーズ状態の制御を説明するためのタイミングチャートである。

【図 7 9】フリーズ状態の制御を説明するためのタイミングチャートである。

【図 8 0】フリーズ演出およびステップアップ演出の具体例を示す図である。

【発明を実施するための形態】

【0018】

10

本発明の実施例を以下に説明する。

【実施例】

【0019】

本発明が適用された遊技機の一例であるスロットマシンの実施例を図面を用いて説明すると、本実施例のスロットマシン 1 は、前面が開口する筐体 1 a と、この筐体 1 a の側端に回転自在に枢支された前面扉 1 b と、から構成されている。

【0020】

本実施例のスロットマシン 1 の筐体 1 a の内部には、図 2 に示すように、外周に複数種の図柄が配列されたリール 2 L、2 C、2 R（以下、左リール、中リール、右リール）が水平方向に並設されており、図 1 に示すように、これらリール 2 L、2 C、2 R に配列された図柄のうち連続する 3 つの図柄が前面扉 1 b に設けられた透視窓 3 から見えるように配置されている。

20

【0021】

リール 2 L、2 C、2 R の外周部には、図 3 に示すように、それぞれ「黒 7」、「網 7（図中網掛け 7）」、「白 7」、「BAR」、「リプレイ」、「スイカ」、「黒チェリー」、「白チェリー」、「ベル」、「オレンジ」といった互いに識別可能な複数種類の図柄が所定の順序で、それぞれ 21 個ずつ描かれている。リール 2 L、2 C、2 R の外周部に描かれた図柄は、透視窓 3 において各々上中下三段に表示される。

【0022】

各リール 2 L、2 C、2 R は、各々対応して設けられリールモータ 32 L、32 C、32 R（図 4 参照）によって回転させることで、各リール 2 L、2 C、2 R の図柄が透視窓 3 に連続的に変化しつつ表示されるとともに、各リール 2 L、2 C、2 R の回転を停止させることで、透視窓 3 に 3 つの連続する図柄が表示結果として導出表示されるようになっている。

30

【0023】

リール 2 L、2 C、2 R の内側には、リール 2 L、2 C、2 R それぞれに対して、基準位置を検出するリールセンサ 33 L、33 C、33 R と、リール 2 L、2 C、2 R を背面から照射するリール LED 55 と、が設けられている。また、リール LED 55 は、リール 2 L、2 C、2 R の連続する 3 つの図柄に対応する 12 の LED からなり、各図柄をそれぞれ独立して照射可能とされている。

40

【0024】

前面扉 1 b の各リール 2 L、2 C、2 R の手前側（遊技者側）の位置には、液晶表示器 51（図 1 参照）の表示領域 51 a が配置されている。液晶表示器 51 は、液晶素子に対して電圧が印加されていない状態で、透過性を有するノーマリーホワイトタイプの液晶パネルを有しており、表示領域 51 a の透視窓 3 に対応する透過領域 51 b 及び透視窓 3 を介して遊技者側から各リール 2 L、2 C、2 R が視認できるようになっている。また、表示領域 51 a の透過領域 51 b を除く領域の裏面には、背後から表示領域 51 a を照射するバックライト（図示略）が設けられているとともに、さらにその裏面には、内部を隠蔽する隠蔽部材（図示略）が設けられている。

【0025】

50

前面扉 1 b には、メダルを投入可能なメダル投入部 4、メダルが払い出されるメダル払出口 9、クレジット（遊技者所有の遊技用価値として記憶されているメダル数）を用いてメダル 1 枚分の賭数を設定する際に操作される 1 枚 B E T スイッチ 5、クレジットを用いて、その範囲内において遊技状態に応じて定められた規定数の賭数のうち最大の賭数を設定する際に操作される M A X B E T スイッチ 6、クレジットとして記憶されているメダル及び賭数の設定に用いたメダルを精算する（クレジット及び賭数の設定に用いた分のメダルを返却させる）際に操作される精算スイッチ 1 0、ゲームを開始する際に操作されるスタートスイッチ 7、リール 2 L、2 C、2 R の回転を各々停止する際に操作されるストップスイッチ 8 L、8 C、8 R、が遊技者により操作可能にそれぞれ設けられている。

【0026】

また、前面扉 1 b には、クレジットとして記憶されているメダル枚数が表示されるクレジット表示器 1 1、後述する B B 中のメダルの獲得枚数やエラー発生時にその内容を示すエラーコード等が表示される遊技補助表示器 1 2、入賞の発生により払い出されたメダル枚数が表示されるペイアウト表示器 1 3 が設けられている。

【0027】

また、前面扉 1 b には、賭数が 1 設定されている旨を点灯により報知する 1 B E T L E D 1 4、賭数が 2 設定されている旨を点灯により報知する 2 B E T L E D 1 5、賭数が 3 設定されている旨を点灯により報知する 3 B E T L E D 1 6、メダルの投入が可能な状態を点灯により報知する投入要求 L E D 1 7、スタートスイッチ 7 の操作によるゲームのスタート操作が有効である旨を点灯により報知するスタート有効 L E D 1 8、ウェイト（前回のゲーム開始から一定期間経過していないためにリールの回転開始を待機している状態）中である旨を点灯により報知するウェイト中 L E D 1 9、後述するリプレイゲーム中である旨を点灯により報知するリプレイ中 L E D 2 0 が設けられている。

【0028】

M A X B E T スイッチ 6 の内部には、1 枚 B E T スイッチ 5 及び M A X B E T スイッチ 6 の操作による賭数の設定操作が有効である旨を点灯により報知する B E T スイッチ有効 L E D 2 1（図 4 参照）が設けられており、ストップスイッチ 8 L、8 C、8 R の内部には、該当するストップスイッチ 8 L、8 C、8 R によるリールの停止操作が有効である旨を点灯により報知する左、中、右停止有効 L E D 2 2 L、2 2 C、2 2 R（図 4 参照）がそれぞれ設けられている。

【0029】

前面扉 1 b の内側には、所定のキー操作により後述するエラー状態及び後述する打止状態を解除するためのリセット操作を検出するリセットスイッチ 2 3、後述する設定値の変更中や設定値の確認中にその時点の設定値が表示される設定値表示器 2 4、メダル投入部 4 から投入されたメダルの流路を、筐体 1 a 内部に設けられた後述のホッパータンク 3 4 a（図 2 参照）側またはメダル払出口 9 側のいずれか一方に選択的に切り替えるための流路切替ソレノイド 3 0、メダル投入部 4 から投入され、ホッパータンク 3 4 a 側に流下したメダルを検出する投入メダルセンサ 3 1 を有するメダルセレクタ（図示略）、前面扉 1 b の開放状態を検出するドア開放検出スイッチ 2 5（図 4 参照）、後述の B B 終了時に打止状態（リセット操作がなされるまでゲームの進行が規制される状態）に制御する打止機能の有効／無効を選択するための打止スイッチ 3 6 a、後述の B B 終了時に自動精算処理（クレジットとして記憶されているメダルを遊技者の操作によらず精算（返却）する処理）に制御する自動精算機能の有効／無効を選択するための自動精算スイッチ 3 6 b が設けられている。

【0030】

筐体 1 a 内部には、図 2 に示すように、前述したリール 2 L、2 C、2 R、リールモータ 3 2 L、3 2 C、3 2 R、各リール 2 L、2 C、2 R のリール基準位置をそれぞれ検出可能なリールセンサ 3 3 L、3 3 C、3 3 R（図 4 参照）からなるリールユニット 2、外部出力信号を出力するための外部出力基板 1 0 0 0、メダル投入部 4 から投入されたメダルを貯留するホッパータンク 3 4 a、ホッパータンク 3 4 a に貯留されたメダルをメダル

10

20

30

40

50

払出口 9 より払い出すためのホッパーモータ 3 4 b、ホッパーモータ 3 4 b の駆動により払い出されたメダルを検出する払出センサ 3 4 c からなるホッパーユニット 3 4、電源ボックス 1 0 0 が設けられている。

【0031】

ホッパーユニット 3 4 の側部には、ホッパータンク 3 4 a から溢れたメダルが貯留されるオーバーフロータンク 3 5 が設けられている。オーバーフロータンク 3 5 の内部には、貯留された所定量のメダルを検出可能な高さに設けられた左右に離間する一対の導電部材からなる満タンセンサ 3 5 a が設けられており、導電部材がオーバーフロータンク 3 5 内に貯留されたメダルを介して接触することにより導電したときに内部に貯留されたメダル貯留量が所定量以上となったこと、すなわちオーバーフロータンクが満タン状態となったことを検出できるようになっている。

10

【0032】

電源ボックス 1 0 0 の前面には、設定変更状態または設定確認状態に切り替えるための設定キースイッチ 3 7、通常時においてはエラー状態や前述の打止状態を解除するためのリセットスイッチとして機能し、設定変更状態においては後述する内部抽選の当選確率（出玉率）の設定値を変更するための設定スイッチとして機能するリセット／設定スイッチ 3 8、電源を on / off する際に操作される電源スイッチ 3 9 が設けられている。

【0033】

本実施例のスロットマシン 1 においてゲームを行う場合には、まず、メダルをメダル投入部 4 から投入するか、或いはクレジットを使用して賭数を設定する。クレジットを使用するには 1 枚 B E T スイッチ 5 または M A X B E T スイッチ 6 を操作すれば良い。遊技状態に応じて定められた規定数の賭数が設定されると、入賞ライン L 1 ~ L 5（図 1 参照）が有効となり、スタートスイッチ 7 の操作が有効な状態、すなわち、ゲームが開始可能な状態となる。尚、遊技状態に対応する規定数のうち最大数を超えてメダルが投入された場合には、その分はクレジットに加算される。

20

【0034】

入賞ラインとは、各リール 2 L、2 C、2 R の透視窓 3 に表示された図柄の組合せが入賞図柄の組合せであるかを判定するために設定されるラインである。本実施例では、図 1 に示すように、各リール 2 L、2 C、2 R の中段に並んだ図柄に跨って設定された入賞ライン L 1、各リール 2 L、2 C、2 R の上段に並んだ図柄に跨って設定された入賞ライン L 2、各リール 2 L、2 C、2 R の下段に並んだ図柄に跨って設定された入賞ライン L 3、リール 2 L の上段、リール 2 C の中段、リール 2 R の下段、すなわち右下がりに並んだ図柄に跨って設定された入賞ライン L 4、リール 2 L の下段、リール 2 C の中段、リール 2 R の上段、すなわち右上がりに並んだ図柄に跨って設定された入賞ライン L 5 の 5 種類が入賞ラインとして定められている。

30

【0035】

ゲームが開始可能な状態でスタートスイッチ 7 を操作すると、各リール 2 L、2 C、2 R が回転し、各リール 2 L、2 C、2 R の図柄が連続的に変動する。この状態でいずれかのストップスイッチ 8 L、8 C、8 R を操作すると、対応するリール 2 L、2 C、2 R の回転が停止し、透視窓 3 に表示結果が導出表示される。

40

【0036】

そして全てのリール 2 L、2 C、2 R が停止されることで 1 ゲームが終了し、有効化されたいずれかの入賞ライン L 1 ~ L 5 上に予め定められた図柄の組合せ（以下、役とも呼ぶ）が各リール 2 L、2 C、2 R の表示結果として停止した場合には入賞が発生し、その入賞に応じて定められた枚数のメダルが遊技者に対して付与され、クレジットに加算される。また、クレジットが上限数（本実施例では 5 0）に達した場合には、メダルが直接メダル払出口 9（図 1 参照）から払い出されるようになっている。尚、有効化された複数の入賞ライン上にメダルの払出を伴う図柄の組合せが揃った場合には、有効化された入賞ラインに揃った図柄の組合せそれぞれに対して定められた払出枚数を合計し、合計した枚数のメダルが遊技者に対して付与されることとなる。ただし、1 ゲームで付与されるメダル

50

の払出枚数には、上限（本実施例では15枚）が定められており、合計した払出枚数が上限を超える場合には、上限枚数のメダルが付与されることとなる。また、有効化されたいずれかの入賞ラインL1～L5上に、遊技状態の移行を伴う図柄の組合せが各リール2L、2C、2Rの表示結果として停止した場合には図柄の組合せに応じた遊技状態に移行するようになっている。

【0037】

図4は、スロットマシン1の構成を示すブロック図である。スロットマシン1には、図4に示すように、遊技制御基板40、演出制御基板90、電源基板101が設けられており、遊技制御基板40によって遊技状態が制御され、演出制御基板90によって遊技状態に応じた演出が制御され、電源基板101によってスロットマシン1を構成する電気部品

10

【0038】

電源基板101には、外部からAC100Vの電源が供給されるとともに、このAC100Vの電源からスロットマシン1を構成する電気部品の駆動に必要な直流電圧が生成され、遊技制御基板40及び遊技制御基板40を介して接続された演出制御基板90に供給されるようになっている。また、後述するメイン制御部41からサブ制御部91へのコマンド伝送ラインと、遊技制御基板40から演出制御基板90に対して電源を供給する電源供給ラインと、が一系統のケーブル及びコネクタを介して接続されており、これらケーブルと各基板とを接続するコネクタ同士が全て接続されることで演出制御基板90側の各部が動作可能となり、かつメイン制御部41からのコマンドを受信可能な状態となる。このため、メイン制御部41からコマンドを送信するコマンド伝送ラインが演出制御基板90に接続されている状態でなければ、演出制御基板90側に電源が供給されず、演出制御基板90側のみが動作してしまわない。

20

【0039】

また、電源基板101には、前述したホッパーモータ34b、払出センサ34c、満タンセンサ35a、設定キースイッチ37、リセット／設定スイッチ38、電源スイッチ39が接続されている。

【0040】

遊技制御基板40には、前述した1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8R、精算スイッチ10、リセットスイッチ23、投入メダルセンサ31、ドア開放検出スイッチ25、打止スイッチ36a、自動精算スイッチ36b、リールセンサ33L、33C、33Rが接続されているとともに、電源基板101を介して前述した払出センサ34c、満タンセンサ35a、設定キースイッチ37、リセット／設定スイッチ38が接続されており、これら接続されたスイッチ類の検出信号が入力されるようになっている。

30

【0041】

また、遊技制御基板40には、前述したクレジット表示器11、遊技補助表示器12、ペイアウト表示器13、1～3BETLED14～16、投入要求LED17、スタート有効LED18、ウェイト中LED19、リプレイ中LED20、BETスイッチ有効LED21、左、中、右停止有効LED22L、22C、22R、設定値表示器24、流路切替ソレノイド30、リールモータ32L、32C、32Rが接続されているとともに、電源基板101を介して前述したホッパーモータ34bが接続されており、これら電気部品は、遊技制御基板40に搭載された後述のメイン制御部41の制御に基づいて駆動されるようになっている。

40

【0042】

遊技制御基板40には、メイン制御部41、制御用クロック生成回路42、乱数用クロック生成回路43、スイッチ検出回路44、モータ駆動回路45、ソレノイド駆動回路46、LED駆動回路47、電断検出回路48、リセット回路49が搭載されている。

【0043】

メイン制御部41は、1チップマイクロコンピュータにて構成され、後述するROM5

50

06に記憶された制御プログラムを実行して、遊技の進行に関する処理を行うとともに、遊技制御基板40に搭載された制御回路の各部を直接的または間接的に制御する。

【0044】

制御用クロック生成回路42は、メイン制御部41の外部にて、所定周波数の発振信号となる制御用クロックCCLKを生成する。制御用クロック生成回路42により生成された制御用クロックCCLKは、例えば図5(A)に示すようなメイン制御部41の制御用外部クロック端子EXCを介してクロック回路502に供給される。乱数用クロック生成回路43は、メイン制御部41の外部にて、制御用クロックCCLKの発振周波数とは異なる所定周波数の発振信号となる乱数用クロックRCLKを生成する。乱数用クロック生成回路43により生成された乱数用クロックRCLKは、例えば図5(A)に示すようなメイン制御部41の乱数用外部クロック端子ERCを介して乱数回路509に供給される。一例として、乱数用クロック生成回路43により生成される乱数用クロックRCLKの発振周波数は、制御用クロック生成回路42により生成される制御用クロックCCLKの発振周波数以下となるようにすれば良い。

【0045】

スイッチ検出回路44は、遊技制御基板40に直接または電源基板101を介して接続されたスイッチ類から入力された検出信号を取り込んでメイン制御部41に伝送する。モータ駆動回路45は、メイン制御部41から出力されたモータ駆動信号をリールモータ32L、32C、32Rに伝送する。ソレノイド駆動回路46は、メイン制御部41から出力されたソレノイド駆動信号を流路切替ソレノイド30に伝送する。LED駆動回路は、メイン制御部41から出力されたLED駆動信号を遊技制御基板40に接続された各種表示器やLEDに伝送する。電断検出回路48は、スロットマシン1に供給される電源電圧を監視し、電圧低下を検出したときに、その旨を示す電圧低下信号をメイン制御部41に対して出力する。リセット回路49は、電源投入時または電源遮断時などの電源が不安定な状態においてメイン制御部41にシステムリセット信号を与える。また、リセット回路49は、ウォッチドッグタイマ49a(図5(B)参照)を内蔵し、ウォッチドッグタイマ49aがタイムアップした場合、すなわちメイン制御部41のCPU505の動作が一定時間停止した場合においてメイン制御部41にユーザリセット信号を与える。

【0046】

図5(A)は、遊技制御基板40に搭載されたメイン制御部41の構成例を示している。図5(A)に示すメイン制御部41は、1チップマイクロコンピュータであり、外部バスインタフェース501と、クロック回路502と、固有情報記憶回路503と、リセット／割込コントローラ504と、CPU505と、ROM506と、RAM507と、CTC(カウンタ／タイマサーキット)508と、乱数回路509と、PIP(パラレルインポート)510と、シリアル通信回路511と、アドレスデコード回路512とを備えて構成される。

【0047】

図6は、メイン制御部41におけるアドレスマップの一例を示している。図6に示すように、アドレス0000H～アドレス1FFFHの領域は、ROM506に割り当てられ、ユーザプログラムエリアとプログラム管理エリアとを含んでいる。図7(A)は、ROM506におけるプログラム管理エリアの主要部分について、用途や内容の一例を示している。アドレス2000H～アドレス20FFHの領域は、メイン制御部41の内蔵レジスタに割り当てられる内蔵レジスタエリアである。図7(B)は、内蔵レジスタエリアの主要部分について、用途や内容の一例を示している。アドレス7E00H～アドレス7FFFHの領域は、RAM507に割り当てられたワークエリアであり、I/Oマップやメモリマップに割り付けることができる。アドレスFDD0H～アドレスFDFBHの領域は、アドレスデコード回路512に割り当てられるXCSデコードエリアである。

【0048】

プログラム管理エリアは、CPU505がユーザプログラムを実行するために必要な情報を格納する記憶領域である。図7(A)に示すように、プログラム管理エリアには、ヘ

ッダKHDR、機能設定KFCS、第1乱数初期設定KRS1、第2乱数初期設定KRS2、割込初期設定KIIIS、セキュリティ時間設定KSESなどが、含まれている。

【0049】

プログラム管理エリアに記憶されるヘッダKHDRは、メイン制御部41における内部データの読出設定を示す。図8(A)は、ヘッダKHDRにおける設定データと動作との対応関係を例示している。ここで、メイン制御部41では、ROM読出防止機能と、バス出力マスク機能とを設定可能である。ROM読出防止機能は、メイン制御部41が備えるROM506の記憶データについて、読出動作を許可又は禁止する機能であり、読出禁止に設定された状態では、ROM506の記憶データを読み出すことができない。バス出力マスク機能は、外部バスインタフェース501に接続された外部装置からメイン制御部41の内部データに対する読出要求があった場合に、外部バスインタフェース501におけるアドレスバス出力、データバス出力及び制御信号出力にマスクをかけることにより、外部装置から内部データの読み出しを不能にする機能である。図8(A)に示すように、ヘッダKHDRの設定データに対応して、ROM読出防止機能やバス出力マスク機能の動作組合せが異なるように設定される。図8(A)に示す設定データのうち、ROM読出が許可されるとともに、バス出力マスクが有効となる設定データは、バス出力マスク有効データともいう。また、ROM読出が禁止されるとともに、バス出力マスクが有効となる設定データ(全て「00H」)は、ROM読出禁止データともいう。ROM読出が許可されるとともに、バス出力マスクが無効となる設定データは、バス出力マスク無効データともいう。

【0050】

プログラム管理エリアに記憶される機能設定KFCSは、メイン制御部41におけるウォッチドッグタイマの動作設定や、各種機能兼用端子の使用設定を示す。図8(B)は、機能設定KFCSにおける設定内容の一例を示している。

【0051】

機能設定KFCSのビット番号[7-5]は、例えばリセット／割込コントローラ504における割込要因として設定可能なウォッチドッグタイマの動作許可／禁止や、許可した場合の周期を示している。本実施例では、外部のウォッチドッグタイマを用いるため、ウォッチドッグタイマを動作禁止に設定している。機能設定KFCSのビット番号[4]は、メイン制御部41における所定の機能兼用端子(第1兼用端子)を、シリアル通信回路511が使用する第2チャンネル送信端子TXBとするか、アドレスデコード回路512が使用するチップセレクト出力端子XCS13とするかを指定するTXB端子設定である。図8(B)に示す例において、機能設定KFCSのビット番号[4]におけるビット値が“0”であれば、第1兼用端子がシリアル通信回路511での第2チャンネル送信に使用される第2チャンネル送信端子TXBの設定となる。これに対して、そのビット値が“1”であれば、第1兼用端子がアドレスデコード回路512で使用されるチップセレクト出力端子XCS13の設定となる。本実施例では、機能設定KFCSのビット番号[4]を“0”として、第1兼用端子を第2チャンネル送信端子TXBに設定することにより、演出制御基板90との間でのシリアル通信を可能にする。

【0052】

機能設定KFCSのビット番号[3]は、メイン制御部41における所定の機能兼用端子(第2兼用端子)を、シリアル通信回路511が使用する第1チャンネル送信端子TXAとするか、アドレスデコード回路512が使用するチップセレクト出力端子XCS12とするかを示すTXA端子設定である。図8(B)に示す例において、機能設定KFCSのビット番号[3]におけるビット値が“0”であれば、第2兼用端子がシリアル通信回路511での第1チャンネル送信に使用される第1チャンネル送信端子TXAの設定となる。これに対して、そのビット値が“1”であれば、第2兼用端子がアドレスデコード回路512で使用されるチップセレクト出力端子XCS12の設定となる。本実施例では、機能設定KFCSのビット番号[3]を“0”として、第2兼用端子を第1チャンネル送信端子TXAに設定しているが、第1チャンネル受信は未使用とされている。

【0053】

機能設定K F C Sのビット番号[2]は、メイン制御部41における所定の機能兼用端子(第3兼用端子)を、シリアル通信回路511が使用する第1チャンネル受信端子R X Aとするか、P I P 5 1 0が使用する入力ポートP 5とするかを示すR X A端子設定である。図8(B)に示す例において、機能設定K F C Sのビット番号[2]におけるビット値が“0”であれば、第3兼用端子がシリアル通信回路511での第1チャンネル受信に使用される第1チャンネル受信端子R X Aの設定となる。これに対して、そのビット値が“1”であれば、第3兼用端子がP I P 5 1 0で使用する入力ポートP 5の設定となる。本実施例では、機能設定K F C Sのビット番号[2]を“0”として、第3兼用端子を第1チャンネル受信端子R X Aに設定しているが、第1チャンネル受信は未使用とされている。

10

【0054】

機能設定K F C Sのビット番号[1]は、メイン制御部41における所定の機能兼用端子(第4兼用端子)を、C P U 5 0 5等に接続される外部ノンマスクابل割込端子X N M Iとするか、P I P 5 1 0が使用する入力ポートP 4とするかを示すN M I接続設定である。図8(B)に示す例において、機能設定K F C Sのビット番号[1]におけるビット値が“0”であれば、第4兼用端子がC P U 5 0 5等に接続される外部ノンマスクابل割込端子X N M Iの設定となる(C P U接続)。これに対して、そのビット値が“1”であれば、第4兼用端子がP I P 5 1 0で使用する入力ポートP 4の設定となる(C P U非接続)。本実施例では、機能設定K F C Sのビット番号[1]を“1”として、第4兼用端子をP I P 5 1 0で使用する入力ポートP 4に設定しているが、入力ポートP 4は未使用とされている。

20

【0055】

機能設定K F C Sのビット番号[0]は、メイン制御部41における所定の機能兼用端子(第5兼用端子)を、C P U 5 0 5等に接続される外部マスクابل割込端子X I N Tとするか、P I P 5 1 0が使用する入力ポートP 3とするかを示すX I N T接続設定である。図8(B)に示す例において、機能設定K F C Sのビット番号[0]におけるビット値が“0”であれば、第5兼用端子がC P U 5 0 5等に接続される外部マスクابل割込端子X I N Tの設定となる(C P U接続)。これに対して、そのビット値が“1”であれば、第5兼用端子がP I P 5 1 0で使用する入力ポートP 3の設定となる(C P U非接続)。

30

【0056】

プログラム管理エリアに記憶される第1乱数初期設定K R S 1及び第2乱数初期設定K R S 2は、乱数回路509の初期設定を示す。図9(A)は、第1乱数初期設定K R S 1における設定内容の一例を示している。図9(B)は、第2乱数初期設定K R S 2における設定内容の一例を示している。

【0057】

第1乱数初期設定K R S 1のビット番号[3]は、乱数回路509を使用するか否かを示す乱数回路使用設定である。図9(A)に示す例において、第1乱数初期設定K R S 1のビット番号[3]におけるビット値が“0”であれば、乱数回路509を使用しない設定となる一方(未使用)、“1”であれば、乱数回路509を使用する設定となる(使用)。本実施例では、第1乱数初期設定K R S 1のビット番号[3]を“1”として、乱数回路509を使用可能に設定する。

40

【0058】

第1乱数初期設定K R S 1のビット番号[2]は、乱数回路509における乱数値となる数値データの更新に用いられる乱数更新クロックR G K(図12参照)を、内部システムクロックS C L Kとするか、乱数用クロックR C L Kの2分周とするかを示す乱数更新クロック設定である。図9(A)に示す例において、第1乱数初期設定K R S 1のビット番号[2]におけるビット値が“0”であれば、内部システムクロックS C L Kを乱数更新クロックR G Kに用いる設定となる一方、“1”であれば、乱数用クロックR C L Kを2分周して乱数更新クロックR G Kに用いる設定となる。本実施例では、第1乱数初期設

50

定KRS1のビット番号〔2〕を“1”として、乱数用クロックRCLKを2分周して乱数更新クロックRGKに用いる設定とする。

【0059】

第1乱数初期設定KRS1のビット番号〔1-0〕は、乱数回路509における乱数更新規則を変更するか否かや、変更する場合における変更方式を示す乱数更新規則設定である。図9（A）に示す例において、第1乱数初期設定KRS1のビット番号〔1-0〕におけるビット値が“00”であれば、乱数更新規則を変更しない設定となり、“01”であれば、2周目以降にて乱数更新規則をソフトウェアにより変更する設定となり、“10”であれば、2周目以降にて乱数更新規則を自動で変更する設定となる。

【0060】

第2乱数初期設定KRS2のビット番号〔3-2〕は、固定のビット値“00”が設定される。尚、図9（B）における「00B」の“B”は2進数表示であることを示す。第2乱数初期設定KRS2のビット番号〔1-0〕は、乱数回路509における乱数値となる数値データでのスタート値に関する設定を示す。図9（B）に示す例において、第2乱数初期設定KRS2のビット番号〔1〕におけるビット値が“0”であれば、スタート値が所定のデフォルト値0001Hに設定される一方、“1”であるときには、メイン制御部41毎に付与された固有の識別情報であるIDナンバーに基づく値がスタート値に設定される。また、図9（B）に示す例では、第2乱数初期設定KRS2のビット番号〔0〕におけるビット値が“0”であれば、システムリセット毎にスタート値を変更しない設定となる一方、“1”であるときには、システムリセット毎にスタート値を変更する設定となる。

【0061】

本実施例では、第2乱数初期設定KRS2のビット番号〔1〕におけるビット値が“1”に設定され、第2乱数初期設定KRS2のビット番号〔0〕におけるビット値が“1”に設定され、システムリセット毎に、IDナンバーに基づく値がスタート値に設定されるようになっている。

【0062】

尚、スタート値をIDナンバーに基づく値に設定する場合には、IDナンバーに所定のスクランブル処理を施す演算や、IDナンバーを用いた加算・減算・乗算・除算などの演算の一部又は全部を実行して、算出された値をスタート値に用いるようにすれば良い。また、スタート値をシステムリセット毎に変更する場合には、例えばメイン制御部41に内蔵されたフリーランカウンタのカウント値を、システムリセットの発生時にメイン制御部41が備える所定の内蔵レジスタ（乱数スタート値用レジスタ）に格納する。そして、初期設定時に乱数スタート値用レジスタの格納値をそのまま用いること、或いは、その格納値を所定の演算関数（例えばハッシュ関数）に代入して得られた値を用いることなどにより、スタート値がランダムに決定されれば良い。フリーランカウンタは、遊技制御基板40におけるバックアップ箇所と共通のバックアップ電源を用いてバックアップされるものであれば良い。或いは、フリーランカウンタは、RAM507におけるバックアップ領域などに用いられるバックアップ電源とは別個に設けられた電源によりバックアップされても良い。こうして、フリーランカウンタがバックアップ電源によってバックアップされることで、電力供給が停止した場合でも、所定期間はフリーランカウンタにおけるカウント値が保存されることになる。

【0063】

また、乱数回路509にて乱数値となる数値データを生成するための回路が2系統（第1及び第2チャンネル対応）設けられる場合には、図9（A）及び（B）に示す第1乱数初期設定KRS1のビット番号〔3-0〕と第2乱数初期設定KRS2のビット番号〔3-0〕とを、第1チャンネルにおける初期設定を示すものとして使用する。その一方で、第1乱数初期設定KRS1のビット番号〔7-4〕や第2乱数初期設定KRS2のビット番号〔7-4〕を（図9（A）及び（B）では省略）、第2チャンネルにおける初期設定を示すものとして使用すれば良い。

【0064】

プログラム管理エリアに記憶される割込初期設定K I I Sは、メイン制御部41にて発生するマスカブル割込の取扱いに関する初期設定を示す。図9（C）は、割込初期設定K I I Sにおける設定内容の一例を示している。

【0065】

割込初期設定K I I Sのビット番号〔7－4〕では、割込ベクタの上位4ビットを設定する。割込初期設定K I I Sのビット番号〔3－0〕では、マスカブル割込要因の優先度の組合せを設定する。図9（C）に示す例において、割込初期設定K I I Sのビット番号〔3－0〕により「00H」～「02H」及び「06H」のいずれかが指定されれば、CTC508からのマスカブル割込要因を最優先とする優先度の組合せが設定される。これに対して、「03H」及び「07H」のいずれかが指定されれば、乱数回路509からのマスカブル割込要因を最優先とする優先度の組合せが設定される。また、「04H」及び「05H」のいずれかが指定されれば、シリアル通信回路511からのマスカブル割込要因を最優先とする優先度の組合せが設定される。尚、同一回路からのマスカブル割込要因を最優先とする優先度の組合せでも、指定値が異なる場合には、最優先となるマスカブル割込要因の種類や第2順位以下における優先度の組合せなどが異なっている。

【0066】

プログラム管理エリアに記憶されるセキュリティ時間設定K S E Sは、乱数用クロックRCLKの周波数を監視する場合に異常を検知する周波数や、メイン制御部41の動作開始時などに移行するセキュリティモードの時間（セキュリティ時間）に関する設定を示す。ここで、メイン制御部41の動作モードがセキュリティモードであるときには、所定のセキュリティチェック処理が実行されて、ROM506の記憶内容が変更されたか否かが検査される。図10（A）は、セキュリティ時間設定K S E Sにおける設定内容の一例を示している。

【0067】

セキュリティ時間設定K S E Sのビット番号〔7－6〕は、乱数用クロックRCLKの周波数を監視する場合に異常が検出される周波数を示す乱数用クロック異常検出設定である。図10（B）は、セキュリティ時間設定K S E Sのビット番号〔7－6〕における設定内容の一例を示している。セキュリティ時間設定K S E Sのビット番号〔7－6〕は、内部システムクロックSCLKの周波数に基づき、乱数用クロックRCLKの周波数が異常と検知される基準値（判定値）を指定する。セキュリティ時間設定K S E Sのビット番号「5」は、固定のビット値“0”が設定される。

【0068】

セキュリティ時間設定K S E Sのビット番号〔4－3〕は、セキュリティ時間をシステムリセット毎にランダムな時間分延長する場合の時間設定を示す。図10（C）は、セキュリティ時間設定K S E Sのビット番号〔4－3〕における設定内容の一例を示している。図10（C）に示す例において、セキュリティ時間設定K S E Sのビット番号〔4－3〕におけるビット値が“00”であれば、ランダムな時間延長を行わない設定となる。これに対して、そのビット値が“01”であればショートモードの設定となり、“10”であればロングモードの設定となる。ここで、ショートモードやロングモードが指定された場合には、例えばメイン制御部41に内蔵されたフリーランカウンタのカウント値を、システムリセットの発生時にメイン制御部41が備える所定の内蔵レジスタ（可変セキュリティ時間用レジスタ）に格納する。そして、初期設定時に可変セキュリティ時間用レジスタの格納値をそのまま用いること、或いは、その格納値を所定の演算関数（例えばハッシュ関数）に代入して得られた値を用いることなどにより、セキュリティ時間を延長する際の延長時間がランダムに決定されれば良い。一例として、内部システムクロックSCLKの周波数が6.0MHzである場合には、ショートモードにおいて0～680μs（マイクロ秒）の範囲で延長時間がランダムに決定され、ロングモードにおいて0～348,160μsの範囲で延長時間がランダムに決定される。また、他の一例として、内部システムクロックSCLKの周波数が10.0MHzである場合には、ショートモードにおいて

0～408 μ s の範囲で延長時間がランダムに決定され、ロングモードにおいて0～208, 896 μ s の範囲で延長時間がランダムに決定される。尚、セキュリティ時間を延長する際の延長時間をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタは、乱数回路509にて生成される乱数のスタート値をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタと、同一のカウンタであっても良いし、別個に設けられたカウンタであっても良い。

【0069】

セキュリティ時間設定KSESのビット番号[2-0]は、セキュリティ時間を固定時間に加えて予め選択可能な複数の延長時間のいずれかとする場合の時間設定を示す。図10(D)は、セキュリティ時間設定KSESのビット番号[2-0]における設定内容の一例を示している。図10(D)に示す例において、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“000”であれば、固定時間に加える延長時間がなく延長しない設定となる。これに対して、そのビット値が“000”以外の値であれば、内部システムクロックSCLKの周期 T_{SCLK} を用いて定められる複数の延長時間のいずれかに設定される。この場合には、指定されたビット値に応じて、異なる延長時間の設定となる。一例として、内部システムクロックSCLKの周波数が6.0MHzである場合に、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“001”であれば、固定時間に加えて約699.1ms(ミリ秒)の延長時間が設定される。また、他の一例として、内部システムクロックSCLKの周波数が10.0MHzである場合に、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“001”であれば、固定時間に加えて約419.4msの延長時間が設定される。

【0070】

また、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値によりショートモード又はロングモードを設定するとともに、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値を“000”以外とすることにより固定時間に加える延長時間を設定することもできる。この場合には、ビット番号[2-0]におけるビット値に対応した延長時間と、ビット番号[4-3]におけるビット値に基づいてランダムに決定された延長時間との双方が、固定時間に加算されて、メイン制御部41がセキュリティモードとなるセキュリティ時間が決定されることになる。

【0071】

図5(A)に示すメイン制御部41が備える外部バスインタフェース501は、メイン制御部41を構成するチップの外部バスと内部バスとのインタフェース機能や、アドレスバス、データバス及び各制御信号の方向制御機能などを有するバスインタフェースである。例えば、外部バスインタフェース501は、メイン制御部41に外付けされた外部メモリや外部入出力装置などに接続され、これらの外部装置との間でアドレス信号やデータ信号、各種の制御信号などを送受信するものであれば良い。この実施の形態において、外部バスインタフェース501には、内部リソースアクセス制御回路501Aが含まれている。

【0072】

内部リソースアクセス制御回路501Aは、外部バスインタフェース501を介した外部装置からメイン制御部41の内部データに対するアクセスを制御して、例えばROM506に記憶されたゲーム制御用プログラムや固定データといった、内部データの不適切な外部読出を制限するための回路である。ここで、外部バスインタフェース501には、例えばインサーキットエミュレータ(ICE)といった回路解析装置が、外部装置として接続されることがある。

【0073】

一例として、ROM506のプログラム管理エリアに記憶されたヘッダKHDRの内容に応じて、ROM506における記憶データの読み出しを禁止するか許可するかを切り替えられるようにする。例えば、ヘッダKHDRがバス出力マスク無効データとなっている場合には、外部装置によるROM506の読み出しを可能にして、内部データの外部読出

を許可する。これに対して、ヘッダKHDRがバス出力マスク有効データとなっている場合には、例えば外部バスインタフェース501におけるアドレスバス出力、データバス出力及び制御信号出力にマスクをかけることなどにより、外部装置からROM506の読み出しを不能にして、内部データの外部読出を禁止する。この場合、外部バスインタフェース501に接続された外部装置から内部データの読み出しが要求されたときには、予め定められた固定値を出力することで、外部装置からは内部データを読み出すことができないようにする。また、ヘッダKHDRがROM読出禁止データとなっている場合には、ROM506自体を読出不能として、ROM506における記憶データの読み出しを防止しても良い。そして、例えば製造段階のROMでは、ヘッダKHDRをROM読出禁止データとすることで、ROM自体を読出不能としておき、開発用ROMとするのであればバス出力マスク無効データをヘッダKHDRに書き込むことで、外部装置による内部データの検証を可能にする。これに対して、量産用ROMとするのであればバス出力マスク有効データをヘッダKHDRに書き込むことで、CPU505などによるメイン制御部41の内部におけるROM506の読み出しは可能とする一方で、外部装置によるROM506の読み出しはできないようにすれば良い。

【0074】

他の一例として、内部リソースアクセス制御回路501Aは、ROM506における記憶データの全部又は一部といった、メイン制御部41の内部データの読み出しが、外部バスインタフェース501に接続された外部装置から要求されたことを検出する。この読出要求を検出したときに、内部リソースアクセス制御回路501Aは、メイン制御部41の内部データの読み出しを許可するか否かの判定を行う。例えば、ROM506における記憶データの全部又は一部に暗号化処理が施されているものとする。この場合、内部リソースアクセス制御回路501Aは、外部装置からの読出要求がROM506に記憶された暗号化処理プログラムや鍵データ等に対する読出要求であれば、この読出要求を拒否して、メイン制御部41の内部データの読み出しを禁止する。外部バスインタフェース501では、ROM506の記憶データが出力される出力ポートと、内部バスとの間にスイッチ素子を設け、内部リソースアクセス制御回路501Aが内部データの読み出しを禁止した場合には、このスイッチ素子をオフ状態とするように制御すれば良い。このように、内部リソースアクセス制御回路501Aは、外部装置からの読出要求が所定の内部データ（例えばROM506の所定領域）の読み出しを要求するものであるか否かに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしても良い。

【0075】

或いは、内部リソースアクセス制御回路501Aは、内部データの読出要求を検出したときに、所定の認証コードが外部装置から入力されたか否かを判定しても良い。この場合には、例えば内部リソースアクセス制御回路501Aの内部或いはROM506の所定領域に、認証コードとなる所定のコードパターンが予め記憶されていれば良い。そして、外部装置から認証コードが入力されたときには、この認証コードを内部記憶された認証コードと比較して、一致すれば読出要求を受容して、メイン制御部41の内部データの読み出しを許可する。これに対して、外部装置から入力された認証コードが内部記憶された認証コードと一致しない場合には、読出要求を拒否して、メイン制御部41の内部データの読み出しを禁止する。このように、内部リソースアクセス制御回路501Aは、外部装置から入力された認証コードが内部記憶された認証コードと一致するか否かに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしても良い。これにより、検査機関などが予め知得した正しい認証コードを用いて、メイン制御部41の内部データを損なうことなく読み出すことができ、内部データの正当性を適切に検査することなどが可能になる。

【0076】

さらに他の一例として、内部リソースアクセス制御回路501Aに読出禁止フラグを設け、読出禁止フラグがオン状態であれば外部装置によるROM506の読み出しを禁止する。その一方で、読出禁止フラグがオフ状態であるときには、外部装置によるROM50

6の読み出しが許可される。ここで、読出禁止フラグは、初期状態ではオフ状態であるが、読出禁止フラグを一旦オン状態とした後には、読出禁止フラグをクリアしてオフ状態に復帰させることができないように構成されていれば良い。すなわち、読出禁止フラグはオフ状態からオン状態に不可逆的に変更することが可能とされている。例えば、内部リソースアクセス制御回路501Aには、読出禁止フラグをクリアしてオフ状態とする機能が設けられておらず、どのような命令によっても読出禁止フラグをクリアすることができないように設定されていれば良い。そして、内部リソースアクセス制御回路501Aは、外部装置からROM506における記憶データといったメイン制御部41の内部データの読み出しが要求されたときに、読出禁止フラグがオンであるか否かを判定する。このとき、読出禁止フラグがオンであれば、外部装置からの読出要求を拒否して、メイン制御部41の内部データの読み出しを禁止する。他方、読出禁止フラグがオフであれば、外部装置からの読出要求を受容して、メイン制御部41の内部データの読み出しを許可にする。このような構成であれば、ゲーム制御用のプログラムを作成してROM506に格納する提供者においては、読出禁止フラグがオフとなっている状態でデバッグの終了したプログラムをROM506から外部装置に読み込むことができる。そして、デバッグの作業が終了した後に出荷する際には、読出禁止フラグをオン状態にセットすることにより、それ以後はROM506の外部読出を制限することができ、スロットマシン1の利用者などによるROM506の読出を防止することができる。このように、内部リソースアクセス制御回路501Aは、読出禁止フラグといった内部フラグがオフであるかオンであるかに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしても良い。

【0077】

尚、読出禁止フラグを不可逆に設定するのではなく、オン状態からオフ状態に変更することも可能とする一方で、読出禁止フラグをオン状態からオフ状態に変更して内部データの読み出しが許可されるときには、ROM506の記憶データを消去（例えばフラッシュ消去など）することにより、ROM506の外部読出を制限するようにしても良い。

【0078】

メイン制御部41が備えるクロック回路502は、例えば制御用外部クロック端子EXCに入力される発振信号を2分周することなどにより、内部システムクロックSCLKを生成する回路である。本実施例では、制御用外部クロック端子EXCに制御用クロック生成回路42が生成した制御用クロックCLKが入力される。クロック回路502により生成された内部システムクロックSCLKは、例えばCPU505といった、メイン制御部41において遊技の進行を制御する各種回路に供給される。また、内部システムクロックSCLKは、乱数回路509にも供給され、乱数用クロック生成回路43から供給される乱数用クロックCLKの周波数を監視するために用いられる。さらに、内部システムクロックSCLKは、クロック回路502に接続されたシステムクロック出力端子CLKOから、メイン制御部41の外部へと出力されても良い。尚、内部システムクロックSCLKは、メイン制御部41の外部へは出力されないことが望ましい。このように、内部システムクロックSCLKの外部出力を制限することにより、メイン制御部41の内部回路（CPU505など）の動作周期を外部から特定することが困難になり、乱数値となる数値データをソフトウェアにより更新する場合に、乱数値の更新周期が外部から特定されてしまうことを防止できる。

【0079】

メイン制御部41が備える固有情報記憶回路503は、例えばメイン制御部41の内部情報となる複数種類の固有情報を記憶する回路である。一例として、固有情報記憶回路503は、ROMコード、チップ個別ナンバー、IDナンバーといった3種類の固有情報を記憶する。ROM506コードは、ROM506の所定領域における記憶データから生成される4バイトの数値であり、生成方法の異なる4つの数値が準備されれば良い。チップ個別ナンバーは、メイン制御部41の製造時に付与される4バイトの番号であり、メイン制御部41を構成するチップ毎に異なる数値を示している。IDナンバーは、メイン制御部41の製造時に付与される8バイトの番号であり、メイン制御部41を構成するチップ

毎に異なる数値を示している。ここで、チップ個別ナンバーはユーザプログラムから読み取ることができる一方、IDナンバーはユーザプログラムから読み取ることができないように設定されていれば良い。尚、固有情報記憶回路503は、例えばROM506の所定領域を用いることなどにより、ROM506に含まれるようにしても良い。或いは、固有情報記憶回路503は、例えばCPU505の内蔵レジスタを用いることなどにより、CPU505に含まれるようにしても良い。

【0080】

メイン制御部41が備えるリセット／割込コントローラ504は、メイン制御部41の内部や外部にて発生する各種リセット、割込要求を制御するためのものである。リセット／割込コントローラ504が制御するリセットには、システムリセットとユーザリセットが含まれている。システムリセットは、外部システムリセット端子XSRSTに一定の期間にわたりローレベル信号（システムリセット信号）が入力されたときに発生するリセットである。ユーザリセットは、外部ユーザリセット端子XURSTに一定の期間にわたりローレベルの信号（ユーザリセット信号）が入力されたとき、または内蔵ウォッチドッグタイマ（WDT）のタイムアウト信号が発生したことや、指定エリア外走行禁止（IAT）が発生したことなど、所定の要因により発生するリセットである。尚、本実施例では前述のように内蔵ウォッチドッグタイマを使用せずにリセット回路49に搭載されたウォッチドッグタイマ（WDT）を用いているため、外部ユーザリセット端子XURSTにユーザリセット信号が入力されるか、指定エリア外走行禁止（IAT）が発生することでユーザリセットが発生することとなる。

【0081】

本実施例では、図5（B）に示すように、ウォッチドッグタイマ49aを内蔵するリセット回路49を遊技制御基板40に搭載している。リセット回路49は、スロットマシン1への供給電源が安定電圧となり一定時間が経過するまでシステムリセット信号をメイン制御部41に対して出力する。また、ウォッチドッグタイマ49aがタイムアウトした場合には、ユーザリセット信号をメイン制御部41に対して出力する。

【0082】

図5（B）に示すように、遊技制御基板40では、LED駆動回路47からクレジット表示器11へ接続される信号線のうち、クレジット表示器11を構成する複数のセグメントの駆動信号のうち下1桁Bセグメント信号、下1桁Cセグメント信号、上1桁Bセグメント信号、上1桁Cセグメント信号の信号線が分岐し、or回路を介してリセット回路49のウォッチドッグタイマクリア信号端子に接続されている。

【0083】

本実施例では、メイン制御部41が、クレジット表示器11の下1桁Bセグメント、下1桁Cセグメント、上1桁Bセグメント、上1桁Cセグメントのいずれかのセグメントを必ずダイナミック点灯させる制御を行っており、これらのセグメントをダイナミック点灯させるため、メイン制御部41が正常に動作していれば、これら4つのセグメントのいずれかの駆動信号が定期的に出力されるはずであり、これら4つのセグメントのいずれかの駆動信号が定期的に出力されているか否かを監視することにより、メイン制御部41が正常に動作しているか否かを判定することが可能となる。

【0084】

そして、これら4つのセグメントの駆動信号をor回路を介して1つにまとめられた信号がリセット回路49のウォッチドッグタイマクリア信号端子に入力され、ウォッチドッグタイマ49aがクリアされるようになっており、上記4つのセグメントの駆動信号の出力が停止して、ウォッチドッグタイマ49aがクリアされず、タイムアップすることで、ユーザリセット信号がメイン制御部41に対して出力されるようになっている。

【0085】

このように本実施例では、定期的に駆動信号が与えられるLEDのセグメント信号を分岐してウォッチドッグタイマ49aをクリアするようになっており、メイン制御部41のCPU505が個別にウォッチドッグタイマ49aをクリアする処理を行うことなく、メ

イン制御部 41 が正常に動作しているか否かを監視することが可能となることから好ましいが、メイン制御部 41 からリセット回路 49 のウォッチドッグタイマクリア信号端子に個別のクリア信号を入力することでウォッチドッグタイマ 49a をクリアするようにしても良い。

【0086】

また、本実施例では、メイン制御部 41 の外部に設けられたリセット回路 49 にウォッチドッグタイマ 49a を搭載する構成であるが、メイン制御部 41 に内蔵されたウォッチドッグタイマを用いてメイン制御部 41 の動作を監視するようにしても良い。

【0087】

リセット／割込コントローラ 504 が制御する割込には、ノンマスカブル割込 NMI とマスカブル割込 INT が含まれている。ノンマスカブル割込 NMI は、CPU 505 の割込禁止状態でも無条件に受け付けられる割込であり、外部ノンマスカブル割込端子 XNMI（入力ポート P4 と兼用）に一定の期間にわたりローレベル信号が入力されたときに発生する割込である。マスカブル割込 INT は、CPU 505 の設定命令により、割込要求の受け付けを許可／禁止できる割込であり、優先順位設定による多重割込の実行が可能である。マスカブル割込 INT の要因としては、外部マスカブル割込端子 XINT（入力ポート P3 と兼用）に一定の期間にわたりローレベル信号が入力されたこと、CTC 508 に含まれるタイマ回路にてタイムアウトが発生したこと、シリアル通信回路 511 にてデータ送信による割込要因が発生したこと、乱数回路 509 にて乱数値となる数値データの取込による割込要因が発生したことなど、複数種類の割込要因が予め定められていれば良い。

【0088】

リセット／割込コントローラ 504 は、図 7（B）に示すようなメイン制御部 41 が備える内蔵レジスタのうち、割込マスクレジスタ IMR（アドレス 2028H）、割込待ちモニタレジスタ IRR（アドレス 2029H）、割込中モニタレジスタ ISR（アドレス 202AH）、内部情報レジスタ CIF（アドレス 208CH）などを用いて、割込の制御やリセットの管理を行う。割込マスクレジスタ IMR は、互いに異なる複数の要因によるマスカブル割込 INT のうち、使用するものと使用しないものを設定するレジスタである。割込待ちモニタレジスタ IRR は、割込初期設定 KISS により設定されたマスカブル割込要因のそれぞれについて、マスカブル割込要求信号の発生状態を確認するレジスタである。割込中モニタレジスタ ISR は、割込初期設定 KISS により設定されたマスカブル割込要因のそれぞれについて、マスカブル割込要求信号の処理状態を確認するレジスタである。内部情報レジスタ CIF は、直前に発生したリセット要因を管理したり、乱数用クロック RCLK の周波数異常を記録したりするためのレジスタである。

【0089】

図 11（A）は、内部情報レジスタ CIF の構成例を示している。図 11（B）は、内部情報レジスタ CIF に格納される内部情報データの各ビットにおける設定内容の一例を示している。内部情報レジスタ CIF のビット番号 [4] に格納される内部情報データ CIF4 は、乱数用クロック RCLK における周波数異常の有無を示す乱数用クロック異常指示である。図 11（B）に示す例では、乱数用クロック RCLK の周波数異常が検知されないときに、内部情報データ CIF4 のビット値が“0”となる一方、周波数異常が検知されたときには、そのビット値が“1”となる。内部情報レジスタ CIF のビット番号 [2] に格納される内部情報データ CIF2 は、直前に発生したリセット要因がシステムリセットであるか否かを示すシステムリセット指示である。図 11（B）に示す例では、直前のリセット要因がシステムリセットではないときに（システムリセット未発生）、内部情報データ CIF2 のビット値が“0”となる一方、システムリセットであるときには（システムリセット発生）、そのビット値が“1”となる。

【0090】

内部情報レジスタ CIF のビット番号 [1] に格納される内部情報データ CIF1 は、直前に発生したリセット要因がウォッチドッグタイマ（WDT）のタイムアウトによるユ

10

20

30

40

50

ーザリセットであるか否かを示すWDTタイムアウト指示である。図11(B)に示す例では、直前のリセット要因がウォッチドッグタイマのタイムアウトによるユーザリセットではないときに(タイムアウト未発生)、内部情報データCIF1のビット値が“0”となる一方、ウォッチドッグタイマのタイムアウトによるユーザリセットであるときに(タイムアウト発生)、そのビット値が“1”となる。内部情報レジスタCIFのビット番号[0]に格納される内部情報データCIF0は、直前に発生したりセット要因が指定エリア外走行禁止(IAT)によるユーザリセットであるか否かを示すIAT発生指示である。図11(B)に示す例では、直前のリセット要因が指定エリア外走行の発生によるユーザリセットではないときに(IAT発生なし)、内部情報データCIF0のビット値が“0”となる一方、指定エリア外走行の発生によるユーザリセットであるときに(IAT発生あり)、そのビット値が“1”となる。

10

【0091】

メイン制御部41が備えるCPU505は、ROM506から読み出したプログラムを実行することにより、スロットマシン1におけるゲームの進行を制御するための処理などを実行する。このときには、CPU505がROM506から固定データを読み出す固定データ読出動作や、CPU505がRAM507に各種の変動データを書き込んで一時記憶させる変動データ書込動作、CPU505がRAM507に一時記憶されている各種の変動データを読み出す変動データ読出動作、CPU505が外部バスインタフェース501やPIP510などを介してメイン制御部41の外部から各種信号の入力を受け付ける受信動作、CPU505が外部バスインタフェース501やシリアル通信回路511などを介してメイン制御部41の外部へと各種信号を出力する送信動作等も行われる。

20

【0092】

このように、メイン制御部41では、CPU505がROM506に格納されているプログラムに従って制御を実行するので、以下、メイン制御部41(又はCPU505)が実行する(又は処理を行う)ということは、具体的には、CPU505がプログラムに従って制御を実行することである。このことは、遊技制御基板40以外の他の基板に搭載されているマイクロコンピュータについても同様である。

【0093】

メイン制御部41が備えるROM506には、ゲーム制御用のユーザプログラムや固定データ等が記憶されている。また、ROM506には、セキュリティチェックプログラム506Aが記憶されている。CPU505は、スロットマシン1の電源投入やシステムリセットの発生に応じてメイン制御部41がセキュリティモードに移行したときに、ROM506に記憶されたセキュリティチェックプログラム506Aを読み出し、ROM506の記憶内容が変更されたか否かを検査するセキュリティチェック処理を実行する。尚、セキュリティチェックプログラム506Aは、ROM506とは異なる内蔵メモリに記憶されても良い。また、セキュリティチェックプログラム506Aは、例えば外部バスインタフェース501を介してメイン制御部41に外付けされた外部メモリの記憶内容を検査するセキュリティチェック処理に対応したものであっても良い。

30

【0094】

メイン制御部41が備えるRAM507は、ゲーム制御用のワークエリアを提供する。ここで、RAM507の少なくとも一部は、バックアップ電源によってバックアップされているバックアップRAMであれば良い。すなわち、スロットマシンへの電力供給が停止しても、所定期間はRAM507の少なくとも一部の内容が保存される。尚、本実施例では、RAM507の全ての領域がバックアップRAMとされており、スロットマシンへの電力供給が停止しても、所定期間はRAM507の全ての内容が保存される。

40

【0095】

メイン制御部41が備えるCTC508は、例えば8ビットのプログラマブルタイマを3チャンネル(PTC0-PTC2)内蔵して構成され、リアルタイム割込の発生や時間計測を可能とするタイマ回路を含んでいる。各プログラマブルタイマPTC0-PTC2は、内部システムクロックCLKに基づいて生成されたカウントクロックの信号変化(例

50

えばハイレベルからローレベルへと変化する立ち下がりタイミング) などに応じて、タイム値が更新されるものであれば良い。また、CTC508は、例えば8ビットのプロγραμμαブルカウンタを4チャンネル(PCCO-PC C3) 内蔵しても良い。各プロγραμμαブルカウンタPCCO-PC C3は、内部システムクロックSCLKの信号変化、或いは、プロγραμμαブルカウンタPCCO-PC C3のいずれかにおけるタイムアウトの発生などに
10 応じて、カウント値が更新されるものであれば良い。CTC508は、セキュリティ時間を延長する際の延長時間(可変設定時間)をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタや、乱数回路509にて生成される乱数のスタート値をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタなどを、含んでも良い。或いは、これらのフリーランカウンタは、例えばRAM507のバック
アップ領域といった、CTC508とは異なるメイン制御部41の内部回路に含まれても
良い。

【0096】

メイン制御部41が備える乱数回路509は、例えば16ビット乱数といった、所定の更新範囲を有する乱数値となる数値データを生成する回路である。本実施例では、遊技制御基板40の側において、後述する内部抽選用の乱数値を示す数値データがカウント可能に制御される。尚、遊技効果を高めるために、これら以外の乱数値が用いられても良い。CPU505は、乱数回路509から抽出した数値データに基づき、乱数回路509とは異なるランダムカウンタを用いて、ソフトウェアによって各種の数値データを加工或いは更新することで、内部抽選用の乱数値を示す数値データをカウントするようにしても良い
20 。以下では、内部抽選用の乱数値を示す数値データが、ハードウェアとなる乱数回路509からCPU505により抽出された数値データをソフトウェアにより加工しないものとする。尚、乱数回路509は、メイン制御部41に内蔵されるものであっても良いし、メイン制御部41とは異なる乱数回路チップとして、メイン制御部41に外付けされるものであっても良い。

【0097】

内部抽選用の乱数値は、複数種類の入賞について発生を許容するか否かを判定するために用いられる値であり、本実施例では、「0」～「65535」の範囲の値をとる。

【0098】

図12は、乱数回路509の一構成例を示すブロック図である。乱数回路509は、図12に示すように、周波数監視回路551、クロック用フリップフロップ552、乱数生成回路553、スタート値設定回路554、乱数列変更回路555、乱数列変更設定回路556、ラッチ用フリップフロップ557A、557B、乱数ラッチセクタ558A、558B、乱数値レジスタ559A、559Bを備えて構成される。尚、乱数値レジスタ559Aと乱数値レジスタ559Bはそれぞれ、図7(B)に示すようなメイン制御部41の内蔵レジスタに含まれる乱数値レジスタR1D(アドレス2038H-2039H)と乱数値レジスタR2D(アドレス203AH-203BH)に対応している。尚、本実施例では、取得する乱数が内部抽選用の乱数値のみであり、ラッチ用フリップフロップ557A、557B、乱数ラッチセクタ558A、558B、乱数値レジスタ559A、559Bのうちラッチ用フリップフロップ557B、乱数ラッチセクタ558B、乱数
40 値レジスタ559Bは未使用とされている。

【0099】

周波数監視回路551は、乱数用クロック生成回路43により生成された乱数用クロックRCLKの周波数を監視して、その異常発生を検知するための回路である。周波数監視回路551は、例えば乱数用外部クロック端子ERCに入力される発振信号を監視して、内部システムクロックSCLKに基づきセキュリティ時間設定KSESのビット番号[7-6]における設定内容(図10(B)参照)に応じた周波数異常を検知したときに、内部情報レジスタCIFのビット番号[4]を“1”にセットする。本実施例では、乱数用外部クロック端子ERCに乱数用クロック生成回路43が生成した乱数用クロックRCLKが入力される。
50

【0100】

クロック用フリップフロップ552は、例えばD型フリップフロップなどを用いて構成され、乱数用外部クロック端子ERCからの乱数用クロックRCLKがクロック端子CKに入力される。また、クロック用フリップフロップ552では、逆相出力端子（反転出力端子）QバーがD入力端子に接続されている。そして、正相出力端子（非反転出力端子）Qから乱数更新クロックRGKを出力する一方で、逆相出力端子（反転出力端子）Qバーからラッチ用クロックRCOを出力する。この場合、クロック用フリップフロップ552は、クロック端子CKに入力される乱数用クロックRCLKにおける信号状態が所定の変化をしたときに、正相出力端子（非反転出力端子）Q及び逆相出力端子（反転出力端子）Qバーからの出力信号における信号状態を変化させる。例えば、クロック用フリップフロップ552は、乱数用クロックRCLKの信号状態がローレベルからハイレベルへと変化する立ち上がりのタイミング、或いは、乱数用クロックRCLKの信号状態がハイレベルからローレベルへと変化する立ち下りのタイミングのうち、いずれか一方のタイミングにて、D入力端子における入力信号を取り込む。このとき、正相出力端子（非反転出力端子）Qからは、D入力端子にて取り込まれた入力信号が反転されることなく出力される一方で、逆相出力端子（反転出力端子）Qバーからは、D入力端子にて取り込まれた入力信号が反転されて出力される。こうして、クロック用フリップフロップ552の正相出力端子（非反転出力端子）Qからは乱数用クロックRCLKにおける発振周波数（例えば20MHz）の1/2となる発振周波数（例えば10MHz）を有する乱数更新クロックRGKが出力される一方、逆相出力端子（反転出力端子）Qバーからは乱数更新クロックRGKの逆相信号（反転信号）、すなわち乱数更新クロックRGKと同一周波数で乱数更新クロックRGKとは位相が π （=180°）だけ異なるラッチ用クロックRCOが出力される。

10

20

【0101】

クロック用フリップフロップ552から出力された乱数更新クロックRGKは、乱数生成回路553のクロック端子に入力されて、乱数生成回路553におけるカウント値の歩進に用いられる。また、クロック用フリップフロップ552から出力されたラッチ用クロックRCOは、分岐点BR1にてラッチ用クロックRC1とラッチ用クロックRC2とに分岐される。したがって、ラッチ用クロックRC1とラッチ用クロックRC2とは、互いに同一の発振周波数を有し、互いに共通の周期で信号状態が変化することになる。ここで、ラッチ用クロックRC1やラッチ用クロックRC2における信号状態の変化としては、例えばローレベルからハイレベルへと変化する立ち上がりや、ハイレベルからローレベルへと変化する立ち下りなどがある。ラッチ用クロックRC1は、ラッチ用フリップフロップ557Aのクロック端子CKに入力されて、ゲーム開始時ラッチ信号SL1の生成に用いられる乱数取得用クロックとなる。

30

【0102】

乱数用クロックRCLKの発振周波数と、制御用クロック生成回路42によって生成される制御用クロックCLKの発振周波数とは、互いに異なる周波数となっており、また、いずれか一方の発振周波数が他方の発振周波数の整数倍になることがない。一例として、制御用クロックCLKの発振周波数が11.0MHzである一方で、乱数用クロックRCLKの発振周波数は9.7MHzであれば良い。そのため、乱数更新クロックRGKやラッチ用クロックRC1、RC2はいずれも、CPU505に供給される制御用クロックCLKとは異なる周期で信号状態が変化する発振信号となる。すなわち、クロック用フリップフロップ552は、乱数用クロック生成回路43によって生成された乱数用クロックRCLKに基づき、カウント値を更新するための乱数更新クロックRGKや、複数の乱数取得用クロックとなるラッチ用クロックRC1、RC2として、制御用クロックCLKや内部システムクロックCLK（制御用クロックCLKを2分周したもの）とは異なる周期で信号状態が変化する発振信号を生成する。

40

【0103】

乱数生成回路553は、例えば16ビットのカウンタなどから構成され、クロック用フ

50

リップフロップ552から出力される乱数更新クロックRGKなどの入力に基づき、数値データを更新可能な所定の範囲において所定の初期値から所定の最終値まで循環的に更新する回路である。例えば乱数生成回路553は、所定のクロック端子への入力信号である乱数更新クロックRGKにおける立ち上がりエッジに応答して、「0」から「65535」までの範囲内で設定された初期値から「65535」まで1ずつ加算するように数値データをカウントアップして行く。そして、「65535」までカウントアップした後は、「0」から初期値よりも1小さい最終値となる数値まで1ずつ加算するようにカウントアップすることで、数値データを循環的に更新する。

【0104】

スタート値設定回路554は、第2乱数初期設定KRS2のビット番号[1-0]におけるビット値(図9(B)参照)に応じて、乱数生成回路553により生成されるカウント値におけるスタート値を設定する。例えば、スタート値設定回路554は、第2乱数初期設定KRS2のビット番号[1-0]が“00”であればスタート値をデフォルト値である「0000H」に設定し、“10”であればIDナンバーに基づく値に設定し、“01”であればシステムリセット毎に変更される値に設定する。本実施例では、第2乱数初期設定KRS2のビット番号[1-0]が“10”に設定されており、乱数生成回路553により生成されるカウント値におけるスタート値としてIDナンバーに基づく値が設定される。

【0105】

乱数列変更回路555は、乱数生成回路553により生成された数値データが一巡したときに、数値データの更新順である順列を所定の乱数更新規則に従った順列に変更可能とする回路である。例えば、乱数列変更回路555は、乱数生成回路553から出力される数値データにおけるビットの入れ替えや転置などのビットスクランブル処理を実行する。また、乱数列変更回路555は、例えばビットスクランブル処理に用いるビットスクランブル用キーやビットスクランブルテーブルを変更することなどにより、数値データの更新順である順列の変更を行うことができる。

【0106】

乱数列変更設定回路556は、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値(図9(A)参照)などに応じて、乱数列変更回路555における数値データの更新順を変更する設定を行うための回路である。例えば、乱数列変更設定回路556は、第1乱数初期設定KRS1のビット番号[1-0]が“00”であれば2周目以降も乱数更新規則を変更しない設定とする一方、“01”であれば2周目以降はソフトウェアでの変更要求に応じて乱数更新規則を変更し、“10”であれば自動で乱数更新規則を変更する。本実施例では、第1乱数初期設定KRS1のビット番号[1-0]が“10”に設定されており、自動で乱数更新規則が変更される。

【0107】

乱数列変更設定回路556は、第1乱数初期設定KRS1のビット番号[1-0]が“01”であることに対応してソフトウェアによる乱数更新規則の変更を行う場合に、図7(B)に示すようなメイン制御部41が備える内蔵レジスタのうち、乱数列変更レジスタRDESC(アドレス2034H)を用いて、乱数更新規則の変更を制御する。図13(A)は、乱数列変更レジスタRDESCの構成例を示している。図13(B)は、乱数列変更レジスタRDESCに格納される乱数列変更要求データの各ビットにおける設定内容の一例を示している。乱数列変更レジスタRDESCのビット番号[0]に格納される乱数列変更要求データRDESC0は、乱数更新規則をソフトウェアにより変更する場合に、乱数列の変更要求の有無を示している。図13(B)に示す例では、ソフトウェアにより乱数列の変更要求がないときに、乱数列変更要求データRDESC0のビット値が“0”となる一方、乱数列の変更要求があったときには、そのビット値が“1”となる。

【0108】

図14は、乱数更新規則をソフトウェアにより変更する場合の動作例を示している。この場合、乱数生成回路553から出力されるカウント値順列RCNが所定の初期値から所

10

20

30

40

50

定の最終値まで循環的に更新されたときに、乱数列変更要求データR D S C 0が“ 1 ”であることに応答して、乱数更新規則を変更する。図 1 4 に示す動作例では、始めに乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「 0 → 1 → … → 6 5 5 3 5 」となっている。この後、C P U 5 0 5 が R O M 5 0 6 に格納されたユーザプログラムを実行することによって、所定のタイミングで乱数列変更レジスタ R D S C のビット番号 [0] に“ 1 ”が書き込まれたものとする。

【 0 1 0 9 】

そして、第 1 乱数初期設定 K R S 1 のビット番号 [1 - 0] が“ 0 1 ”であることに対応して、乱数列変更設定回路 5 5 6 が乱数列変更要求データ R D S C 0 を読み出し、そのビット値が“ 1 ”であることに応答して、乱数更新規則を変更するための設定を行う。このとき、乱数列変更設定回路 5 5 6 は、乱数生成回路 5 5 3 から出力されたカウント値順列 R C N が所定の最終値に達したことに応じて、例えば予め用意された複数種類の乱数更新規則のいずれかを選択することなどにより、乱数更新規則を変更する。図 1 4 に示す動作例では、乱数列変更回路 5 5 5 が乱数生成回路 5 5 3 から出力されたカウント値順列 R C N における最終値に対応する数値データ「 6 5 5 3 5 」を出力した後、乱数列変更要求データ R D S C 0 に応じて乱数更新規則を変更する。その後、乱数列変更回路 5 5 5 は、変更後の乱数更新規則に従った乱数列 R S N として、「 6 5 5 3 5 → 6 5 5 3 4 → … → 0 」を出力する。乱数列変更レジスタ R D S C は、乱数列変更設定回路 5 5 6 により乱数列変更要求データ R D S C 0 が読み出されたときに初期化される。そのため、再び乱数列変更レジスタ R D S C のビット番号 [0] にビット値“ 1 ”が書き込まれるまでは、乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「 6 5 5 3 5 → 6 5 5 3 4 → … → 0 」となる。

【 0 1 1 0 】

C P U 5 0 5 によって、乱数列変更レジスタ R D S C のビット番号 [0] に再びビット値“ 1 ”が書き込まれると、乱数更新規則が再度変更される。図 1 4 に示す動作例では、乱数列変更回路 5 5 5 が乱数列 R S N における最終値に対応する数値データ「 0 」を出力したときに、乱数列変更要求データ R D S C 0 としてビット値“ 1 ”が書き込まれたことに応じて乱数更新規則を変更する。その後、乱数列変更回路 5 5 5 は、変更後の乱数更新規則に従った乱数列 R S N として、「 0 → 2 → … → 6 5 5 3 4 → 1 → … → 6 5 5 3 5 」を出力する。

【 0 1 1 1 】

図 1 5 は、乱数更新規則を自動で変更する場合の動作例を示している。この場合、乱数生成回路 5 5 3 から出力されるカウント値順列 R C N が所定の初期値から所定の最終値まで循環的に更新されたことに応じて、乱数列変更設定回路 5 5 6 が自動的に乱数更新規則を変更する。図 1 5 に示す動作例では、始めに乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「 0 → 1 → … → 6 5 5 3 5 」となっている。

【 0 1 1 2 】

そして、乱数列変更回路 5 5 5 から出力された乱数列 R S N が所定の最終値に達したときに、乱数列変更設定回路 5 5 6 は、予め用意された複数種類の更新規則のうちから予め定められた順序に従って更新規則を選択することにより、更新規則を変更するようにしても良い。或いは、乱数列変更設定回路 5 5 6 は、複数種類の更新規則のうちから任意の更新規則を選択することにより、更新規則を変更するようにしても良い。図 1 5 に示す動作例では、1 回目の乱数更新規則の変更により、乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「 6 5 5 3 5 → 6 5 5 3 4 → … → 0 」となる。その後、2 回目の乱数更新規則の変更により、乱数列変更回路 5 5 5 から出力される乱数列 R S N は、「 0 → 2 → … → 6 5 5 3 4 → 1 → … → 6 5 5 3 5 」となる。図 1 5 に示す動作例では、3 回目の乱数更新規則の変更により、乱数列変更回路 5 5 5 から出力される乱数列 R S N は、「 6 5 5 3 4 → 0 → … → 3 2 7 6 8 」となる。4 回目の乱数更新規則の変更が行われたときには、乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「 1 6 3 8 3 → 4 9 1 5 1 → … → 4 9 1 5 0 」となる。5 回目の乱数更新規則の変更が行われたときには、乱数列変更回路 5 5

5 から出力される乱数列 R S N が、「4 → 3 → … → 4 6 5 5 3 1」となる。

【0113】

ラッチ用フリップフロップ 557A は、例えば D 型フリップフロップなどを用いて構成される。ラッチ用フリップフロップ 557A では、D 入力端子に P I P 510 が備える入力ポート P0 からの配線が接続され、クロック端子 C K にラッチ用クロック R C 1 を伝送する配線が接続されている。本実施例では、入力ポート P0 にスタートスイッチ 7 からのゲーム開始信号 S S 1 が入力される。ラッチ用フリップフロップ 557A は、ラッチ用クロック R C 1 の立ち上がりエッジなどに応答して、ゲーム開始信号 S S 1 を取り込み、ゲーム開始時ラッチ信号 S L 1 として出力する。これにより、ラッチ用フリップフロップ 557A では、ラッチ用クロック R C 1 の立ち上がりエッジに同期して、ゲーム開始信号 S S 1 がゲーム開始時ラッチ信号 S L 1 として出力される。

10

【0114】

尚、ゲーム開始信号 S S 1 は、スタートスイッチ 7 から直接伝送されるものに限定されない。一例として、スタートスイッチ 7 からの出力信号がオン状態となっている時間を計測し、計測した時間が所定の時間（例えば 3 m s）になったときに、ゲーム開始信号 S S 1 を出力するタイマ回路を設けても良い。

【0115】

乱数ラッチセクタ 558A は、ラッチ用フリップフロップ 557A から伝送されるゲーム開始時ラッチ信号 S L 1 と、ソフトウェアによる乱数ラッチ要求信号とを取り込み、いずれかを乱数ラッチ信号 L L 1 として選択的に出力する回路である。乱数ラッチセクタ 558A は、図 7（B）に示すようなメイン制御部 41 が備える内蔵レジスタのうち、乱数値取込レジスタ R D L T（アドレス 2032H）を用いて、乱数ラッチ信号 L L 1 の出力を制御する。乱数値取込レジスタ R D L T は、乱数列変更回路 555 から出力された乱数列 R S N における数値データを、ソフトウェアにより乱数値レジスタ 559A に取り込むために用いられるレジスタである。乱数ラッチ選択レジスタ R D L S は、乱数列変更回路 555 から出力された乱数列 R S N における数値データを、乱数値レジスタ 559A に、ソフトウェアにより取り込むか、入力ポート P0 への信号入力により取り込むかの取込方法を示すレジスタである。

20

【0116】

図 16（A）は、乱数値取込レジスタ R D L T の構成例を示している。図 16（B）は、乱数値取込レジスタ R D L T に格納される乱数値取込指定データの各ビットにおける設定内容の一例を示している。乱数値取込レジスタ R D L T のビット番号 [0] に格納される乱数値取込指定データ R D L T 0 は、乱数値レジスタ R 1 D となる乱数値レジスタ 559A に対する乱数値取込指定の有無を示している。図 16（B）に示す例では、ソフトウェアにより乱数値レジスタ R 1 D に対する乱数値の取込指定がないときに、乱数値取込指定データ R D L T 0 のビット値が“0”となる一方、乱数値の取込指定があったときには、そのビット値が“1”となる。

30

【0117】

図 17（A）は、乱数ラッチ選択レジスタ R D L S の構成例を示している。図 17（B）は、乱数ラッチ選択レジスタ R D L S に格納される乱数ラッチ選択データの各ビットにおける設定内容の一例を示している。乱数ラッチ選択レジスタ R D L S のビット番号 [0] に格納される乱数ラッチ選択データ R D L S 0 は、乱数値レジスタ R 1 D となる乱数値レジスタ 559A への取込方法を示している。図 17（B）に示す例では、ソフトウェアによる乱数値取込指定データ R D L T 0 の書き込みに応じて乱数値となる数値データを乱数値レジスタ R 1 D に取り込む場合に、乱数ラッチ選択データ R D L S 0 のビット値を“0”とする。これに対して、入力ポート P0 への信号入力に応じて乱数値となる数値データを乱数値レジスタ R 1 D に取り込む場合には、乱数ラッチ選択データ R D L S 0 のビット値を“1”とする。本実施例では、乱数ラッチ選択データ R D L S 0 のビット値が“1”とされており、入力ポート P0 への信号入力に応じて乱数値となる数値データが乱数値レジスタ R 1 D に取り込まれる。

40

50

【0118】

乱数値レジスタ559Aは、乱数列変更回路555から出力された乱数列RSNにおける数値データを乱数値として格納するレジスタである。図18(A)及び(B)は、乱数値レジスタR1Dとなる乱数値レジスタ559Aの構成例を示している。尚、図18(A)は、乱数値レジスタR1Dの下位バイトR1D(L)を示し、図18(B)は、乱数値レジスタR1Dの上位バイトR1D(H)を示している。乱数値レジスタ559Aは16ビット(2バイト)のレジスタであり、16ビットの乱数値を格納することができる。

【0119】

乱数値レジスタ559Aは、乱数ラッチセクタ558Aから供給される乱数ラッチ信号LL1がオン状態となったことに応答して、乱数列変更回路555から出力された乱数列RSNにおける数値データを乱数値として取り込んで格納する。乱数値レジスタ559Aは、CPU505から供給されるレジスタリード信号RRS1がオン状態となったときに、読出可能(イネーブル)状態となり、格納されている数値データを内部バス等に出力する。これに対して、レジスタリード信号RRS1がオフ状態であるときには、常に同じ値(例えば「65535H」など)を出力して、読出不能(ディセーブル)状態となれば良い。また、乱数値レジスタ559Aは、乱数ラッチ信号LL1がオン状態である場合に、レジスタリード信号RRS1を受信不可能な状態となるようにしても良い。さらに、乱数値レジスタ559Aは、乱数ラッチ信号LL1がオン状態となるより前にレジスタリード信号RRS1がオン状態となっている場合に、乱数ラッチ信号LL1を受信不可能な状態となるようにしても良い。

【0120】

乱数値レジスタ559Aは、図7(B)に示すようなメイン制御部41が備える内蔵レジスタのうち、乱数ラッチフラグレジスタRDFM(アドレス2033H)と、乱数割込制御レジスタRDIC(アドレス2031H)とを用いて、乱数ラッチ時の動作管理や割込制御を可能にする。乱数ラッチフラグレジスタRDFMは、乱数値レジスタ559Aに対応して、乱数値となる数値データがラッチされたか否かを示す乱数ラッチフラグを格納するレジスタである。乱数割込制御レジスタRDICは、乱数値レジスタ559Aに乱数値となる数値データがラッチされたときに発生する割込の許可/禁止を設定するレジスタである。

【0121】

図19(A)は、乱数ラッチフラグレジスタRDFMの構成例を示している。図19(B)は、乱数ラッチフラグレジスタRDFMに格納される乱数ラッチフラグデータの各ビットにおける設定内容の一例を示している。乱数ラッチフラグレジスタRDFMのビット番号[0]に格納される乱数ラッチフラグデータRDFM0は、乱数値レジスタR1Dとなる乱数値レジスタ559Aに数値データが取り込まれたか否かを示す乱数ラッチフラグとなる。図19(B)に示す例では、乱数値レジスタR1Dに数値データが取り込まれていないときに(乱数値取込なし)、乱数ラッチフラグデータRDFM0のビット値が“0”となる一方、数値データが取り込まれたときには(乱数値取込あり)、そのビット値が“1”となる。乱数ラッチフラグデータRDFM0が“1”の状態、すなわち乱数値レジスタR1Dに数値データが取り込まれている状態では、新たな乱数値の取込要求が発生した場合でも、新たな数値データを乱数値レジスタR1Dに取り込まないようにしており、このような状態では、乱数値レジスタR1Dの数値データが読み出されて、乱数ラッチフラグデータRDFM0がクリアされるまで新たな数値データを乱数値レジスタR1Dに取り込むことが不可能となる。

【0122】

図20(A)は、乱数割込制御レジスタRDICの構成例を示している。図20(B)は、乱数割込制御レジスタRDICに格納される乱数割込制御データの各ビットにおける設定内容の一例を示している。乱数割込制御レジスタRDICのビット番号[0]に格納される乱数割込制御データRDIC0は、乱数値レジスタR1Dとなる乱数値レジスタ559Aに数値データが取り込まれたときに発生する割込を、許可するか禁止するかの割込

制御設定を示している。図20(B)に示す例では、乱数値レジスタR1Dへの取込時における割込を禁止する場合に（割込禁止）、乱数割込制御データRDIC0のビット値を“0”とする一方、この割込を許可する場合には（割込許可）、そのビット値を“1”とする。本実施例では、乱数割込制御データRDIC0のビット値が“0”に設定されており、乱数値レジスタR1Dとなる乱数値レジスタ559Aに数値データが取り込まれても割込は発生しない。

【0123】

メイン制御部41が備えるPI P510は、例えば6ビット幅の入力専用ポートであり、専用端子となる入力ポートP0～入力ポートP2と、機能兼用端子となる入力ポートP3～入力ポートP5とを含んでいる。入力ポートP3は、CPU505等に接続される外部マスカブル割込端子XINTと兼用される。入力ポートP4は、CPU505等に接続される外部ノンマスカブル割込端子XNMIと兼用される。入力ポートP5は、シリアル通信回路511が使用する第1チャンネル受信端子RXAと兼用される。入力ポートP3～入力ポートP5の使用設定は、プログラム管理エリアに記憶される機能設定KFC Sにより指示される。

10

【0124】

PI P510は、図7(B)に示すようなメイン制御部41が備える内蔵レジスタのうち、入力ポートレジスタPI（アドレス2090H）などを用いて、入力ポートP0～入力ポートP5の状態管理等を行う。入力ポートレジスタPIは、入力ポートP0～入力ポートP5のそれぞれに対応して、外部信号の入力状態を示すビット値が格納されるレジスタである。

20

【0125】

図21(A)は、入力ポートレジスタPIの構成例を示している。図21(B)は、入力ポートレジスタPIに格納される入力ポートデータの各ビットにおける設定内容の一例を示している。入力ポートレジスタPIのビット番号[5]に格納される入力ポートデータPI5は、第1チャンネル受信端子RXAと兼用される入力ポートP5における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号[4]に格納される入力ポートデータPI4は、外部ノンマスカブル割込端子XNMIと兼用される入力ポートP4における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号[3]に格納される入力ポートデータPI3は、外部マスカブル割込端子XINTと兼用される入力ポートP3における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号[2]に格納される入力ポートデータPI2は、入力ポートP2における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号[1]に格納される入力ポートデータPI1は、入力ポートP1における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号[0]に格納される入力ポートデータPI0は、入力ポートP0における端子状態（オン／オフ）を示している。

30

【0126】

図5に示すメイン制御部41が備えるアドレスデコード回路512は、メイン制御部41の内部における各機能ブロックのデコードや、外部装置用のデコード信号であるチップセレクト信号のデコードを行うための回路である。チップセレクト信号により、メイン制御部41の内部回路、或いは、周辺デバイスとなる外部装置を、選択的に有効動作させて、CPU505からのアクセスが可能となる。

40

【0127】

メイン制御部41が備えるROM506には、ゲーム制御用のユーザプログラムやセキュリティチェックプログラム506Aの他に、ゲームの進行を制御するために用いられる各種の選択用データ、テーブルデータなどが格納される。例えば、ROM506には、CPU505が各種の判定や決定、設定を行うために用意された複数の判定テーブルや決定テーブル、設定テーブルなどを構成するデータが記憶されている。また、ROM506には、CPU505が遊技制御基板40から各種の制御コマンドとなる制御信号を送信するために用いられる複数のコマンドテーブルを構成するテーブルデータなどが記憶されてい

50

る。

【0128】

メイン制御部41が備えるRAM507には、スロットマシン1におけるゲームの進行などを制御するために用いられる各種のデータを保持する領域として、遊技制御用データ保持エリア590が設けられている。RAM507としては、例えばDRAMが使用されており、記憶しているデータ内容を維持するためのリフレッシュ動作が必要になる。CPU505には、このリフレッシュ動作を行うためのリフレッシュレジスタが内蔵されている。例えば、リフレッシュレジスタは8ビットからなり、そのうち下位7ビットはCPU505がROM506から命令フェッチするごとに自動的にインクリメントされる。したがって、リフレッシュレジスタにおける格納値の更新は、CPU505における1命令の実行時間ごとに行われることになる。

10

【0129】

メイン制御部41は、シリアル通信回路511を介してサブ制御部91に各種のコマンドを送信する。メイン制御部41からサブ制御部91へ送信されるコマンドは一方方向のみで送られ、サブ制御部91からメイン制御部41へ向けてコマンドが送られることはない。

【0130】

シリアル通信回路511は、図22に示すように、データレジスタ560、送信データレジスタ561、送信用シフトレジスタ562、ステータスレジスタ563を備える。

【0131】

データレジスタ560は、CPU505が生成し、内部バスを介して転送されたコマンドデータを一時的にバッファするレジスタであり、データレジスタ560にバッファされたコマンドデータは送信データレジスタ561の空き領域に格納される。

20

【0132】

送信データレジスタ561は、送信待ちのコマンドデータが格納されるレジスタである。送信データレジスタ561には、複数のコマンドデータを格納可能な領域が設けられており、最大で32バイトのコマンドデータを格納可能とされている。

【0133】

送信用シフトレジスタ562は、シリアルデータ化されたコマンドデータが格納されるレジスタであり、送信データレジスタ561に格納されているコマンドデータのうち最も早い段階で格納されたコマンドデータからシリアルデータに変換され、送信用シフトレジスタ562に格納される。そして、送信用シフトレジスタ562にコマンドデータが格納されると直ちにサブ制御部91に対して転送されるようになっている。

30

【0134】

ステータスレジスタ563は、コマンドデータを送信中か否かを示す送信完了フラグ、送信データレジスタ561にコマンドデータが格納されているか否かを示すデータエンプティフラグ等、シリアル通信回路511の送信状態を示すデータが格納されるレジスタである。送信完了フラグ値として“1”が格納されている場合には、コマンドデータの転送を行っていないか、コマンドデータの転送が完了した旨を示し、“0”が格納されている場合には、コマンドデータの転送中である旨を示す。データエンプティフラグ値として“1”が設定されている場合には、送信データレジスタ561に1以上の送信待ちのコマンドデータが格納されている旨を示し、“0”が格納されている場合には、送信データレジスタ561に送信待ちのコマンドデータが格納されていない旨を示す。

40

【0135】

ステータスレジスタ563の値は、内部バスを介してCPU505が参照可能であり、CPU505は、ステータスレジスタ563の値を読み出すことにより、シリアル通信回路511の送信状態を確認できるようになっている。

【0136】

次にシリアル通信回路511の動作状況を図23に基づいて説明する。

【0137】

50

まず、送信データレジスタ561の全ての領域が空の状態であり、送信用シフトレジスタ562によるコマンドデータの送信も行われていない場合には、図23(a)に示すように、送信完了フラグ、データエンプティフラグの値は、ともに“1”が設定されている。

【0138】

図23(b)に示すように、CPU505の転送指令によりコマンドデータ1、2が送信データレジスタ561に格納されると、送信完了フラグ、データエンプティフラグの値は、ともに“0”に変化する。

【0139】

次いで、図23(c)(d)に示すように、送信データレジスタ561に格納されたコマンドデータ1、2のうち先に格納されたコマンドデータ1がシリアルデータに変換され、送信用シフトレジスタ562によってサブ制御部91に対して送信され、コマンドデータ1の送信が完了すると、次に格納されたコマンドデータ2がシリアルデータに変換され、送信用シフトレジスタ562によってサブ制御部91に対して送信されるとともに、最後のコマンドデータがシリアルデータに変換され、送信用シフトレジスタ562に格納され、送信データレジスタ561が空になるとデータエンプティフラグの値が“1”に変化し、図23(e)に示すように、送信用シフトレジスタ562に格納されている最後のコマンドデータの送信も完了すると、送信完了フラグの値も“1”に変化し、全てのコマンドデータの送信が完了した状態となる。

【0140】

メイン制御部41は、遊技制御基板40に接続された各種スイッチ類の検出状態が入力ポートから入力される。そしてメイン制御部41は、これら入力ポートから入力される各種スイッチ類の検出状態に応じて段階的に移行する基本処理を実行する。

【0141】

また、メイン制御部41は、割込の発生により基本処理に割り込んで割込処理を実行できるようになっている。本実施例では、CTC508に含まれるタイマ回路にてタイムアウトが発生したこと、すなわち一定時間間隔（本実施例では、約0.56ms）毎に後述するタイマ割込処理（メイン）を実行する。

【0142】

また、メイン制御部41は、割込処理の実行中に他の割込を禁止するように設定されているとともに、複数の割込が同時に発生した場合には、予め定められた順位によって優先して実行する割込が設定されている。尚、割込処理の実行中に他の割込要因が発生し、割込処理が終了してもその割込要因が継続している状態であれば、その時点で新たな割込が発生することとなる。

【0143】

メイン制御部41は、基本処理として遊技制御基板40に接続された各種スイッチ類の検出状態が変化するまでは制御状態に応じた処理を繰り返しループし、各種スイッチ類の検出状態の変化に応じて段階的に移行する処理を実行する。また、メイン制御部41は、一定時間間隔（本実施例では、約0.56ms）毎にタイマ割込処理（メイン）を実行する。尚、タイマ割込処理（メイン）の実行間隔は、基本処理において制御状態に応じて繰り返す処理が一巡する時間とタイマ割込処理（メイン）の実行時間とを合わせた時間よりも長い時間に設定されており、今回と次のタイマ割込処理（メイン）との間で必ず制御状態に応じて繰り返す処理が最低でも一巡することとなる。

【0144】

演出制御基板90には、スロットマシン1の前面扉1bに配置された液晶表示器51（図1参照）、演出効果LED52、スピーカ53、54、前述したリールLED55等の演出装置が接続されており、これら演出装置は、演出制御基板90に搭載された後述のサブ制御部91による制御に基づいて駆動されるようになっている。

【0145】

尚、本実施例では、演出制御基板90に搭載されたサブ制御部91により、液晶表示器

５１、演出効果ＬＥＤ５２、スピーカ５３、５４、リールＬＥＤ５５等の演出装置の出力制御が行われる構成であるが、サブ制御部９１とは別に演出装置の出力制御を直接的に行う出力制御部を演出制御基板９０または他の基板に搭載し、サブ制御部９１がメイン制御部４１からのコマンドに基づいて演出装置の出力パターンを決定し、サブ制御部９１が決定した出力パターンに基づいて出力制御部が演出装置の出力制御を行う構成としても良く、このような構成では、サブ制御部９１及び出力制御部の双方によって演出装置の出力制御が行われることとなる。

【０１４６】

また、本実施例では、演出装置として液晶表示器５１、演出効果ＬＥＤ５２、スピーカ５３、５４、リールＬＥＤ５５を例示しているが、演出装置は、これらに限られず、例えば、機械的に駆動する表示装置や機械的に駆動する役モノなどを演出装置として適用しても良い。

10

【０１４７】

演出制御基板９０には、サブＣＰＵ９１ａ、ＲＯＭ９１ｂ、ＲＡＭ９１ｃ、Ｉ／Ｏポート９１ｄなどを備えたマイクロコンピュータにて構成され、演出の制御を行うサブ制御部９１、演出制御基板９０に接続された液晶表示器５１の表示制御を行う表示制御回路９２、演出効果ＬＥＤ５２、リールＬＥＤ５５の駆動制御を行うＬＥＤ駆動回路９３、スピーカ５３、５４からの音声出力制御を行う音声出力回路９４、電源投入時または電源遮断時にサブＣＰＵ９１ａにリセット信号を与えるリセット回路９５、日付情報及び時刻情報を含む時間情報を出力する時計装置９７、スロットマシン１に供給される電源電圧を監視し、電圧低下を検出したときに、その旨を示す電圧低下信号をサブ制御部９１に対して出力する電断検出回路９８が搭載されており、サブ制御部９１は、メイン制御部から送信されるコマンドを受けて、演出を行うための各種の制御を行うとともに、演出制御基板９０に搭載された制御回路の各部を直接的または間接的に制御する。

20

【０１４８】

リセット回路９５は、遊技制御基板４０においてメイン制御部４１にシステムリセット信号を与えるリセット回路４９よりもリセット信号を解除する電圧が低く定められており、電源投入時においてサブ制御部９１は、メイン制御部４１よりも早い段階で起動するようになっている。一方で、電断検出回路９８は、遊技制御基板４０においてメイン制御部４１に電圧低下信号を出力する電断検出回路４８よりも電圧低下信号を出力する電圧が低く定められており、電断時においてサブ制御部９１は、メイン制御部４１よりも遅い段階で停電を検知し、後述する電断処理（サブ）を行うこととなる。

30

【０１４９】

サブ制御部９１は、メイン制御部４１と同様に、割込機能を備えており、メイン制御部４１からのコマンド受信時に割込を発生させて、メイン制御部４１から送信されたコマンドを取得し、バッファに格納するコマンド受信割込処理を実行する。また、サブ制御部９１は、システムクロックの入力数が一定数に到達する毎、すなわち一定間隔毎に割込を発生させて後述するタイマ割込処理（サブ）を実行する。

【０１５０】

また、サブ制御部９１は、メイン制御部４１とは異なり、コマンドの受信に基づいて割込が発生した場合には、タイマ割込処理（サブ）の実行中であっても、当該処理に割り込んでコマンド受信割込処理を実行し、タイマ割込処理（サブ）の契機となる割込が同時に発生してもコマンド受信割込処理を最優先で実行するようになっている。

40

【０１５１】

また、サブ制御部９１にも、停電時においてバックアップ電源が供給されており、バックアップ電源が供給されている間は、ＲＡＭ９１ｃに記憶されているデータが保持されるようになっている。

【０１５２】

本実施例のスロットマシン１は、遊技状態やエラーの発生状況などを示す外部出力信号を出力する。

50

【0153】

これら外部出力信号は、図24に示すように、メイン制御部41のCPU505の制御により遊技制御基板40より出力され、外部出力基板1000、スロットマシン1が設置される遊技店（ホール）の情報提供端子板1010を介してホールコンピュータなどのホール機器に出力されるようになっている。

【0154】

遊技制御基板40から外部出力基板1000に対しては、賭数の設定に用いられたメダル数を示すメダルIN信号、入賞の発生により遊技者に付与されたメダル数を示すメダルOUT信号、遊技状態が後述するRB中の旨を示すRB中信号、遊技状態が後述するBB中の旨を示すBB中信号、前面扉1bが開放中の旨を示すドア開放信号、後述する設定変更モードに移行している旨を示す設定変更信号、メダルセレクトの異常を示す投入エラー信号、ホッパーユニット34の異常を示す払出エラー信号がそれぞれ出力される。

10

【0155】

尚、本実施例では、チャレンジタイム（リールの滑りコマ数が制限されるものの、全ての小役について入賞が許容される遊技状態）や、チャレンジタイムが高確率となるチャレンジボーナスを搭載していないが、これらの遊技状態を搭載したスロットマシンとの共通化を図るため、遊技制御基板40と外部出力基板1000との間には、上記の信号を出力する信号線に加えて、遊技状態がチャレンジタイム中の旨を示すCT中信号、遊技状態がチャレンジボーナス中の旨を示すCB中信号を出力する信号線が接続されており、さらに将来拡張する可能性のあるエラー出力用の信号線が接続されている。

20

【0156】

外部出力基板1000には、リレー回路1001、パラレル・シリアル変換回路1002、出力信号毎の端子が設けられ、情報提供端子板1010の回路と電氣的に接続するための接続されるコネクタ1003が設けられている。

【0157】

遊技制御基板40から出力された信号のうち、メダルIN信号、メダルOUT信号、RB中信号、BB中信号、（CT中信号、CB中信号）は、リレー回路1001を介して、そのままパルス信号として情報提供端子板1010に出力される。

【0158】

これに対してドア開放信号、設定変更信号、投入エラー信号、払出エラー信号、（予備信号）は、パラレル・シリアル変換回路1002にて、これらの信号を個別に識別可能なシリアル信号であるセキュリティ信号に変換して情報提供端子板1010に出力される。

30

【0159】

これら外部出力基板1000から出力されたメダルIN信号、メダルOUT信号、RB中信号、BB中信号、（CT中信号、CB中信号）は、情報提供端子板1010を介してホール機器へ出力される。一方、外部出力基板1000から出力されたセキュリティ信号は、情報提供端子板1010にて再度、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号、予備信号に再変換されてホール機器へ出力されることとなる。

【0160】

外部出力信号は、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号を含むが、これらドア開放信号、設定変更信号、投入エラー信号、払出エラー信号は、頻繁に出力される信号ではないため、これらの信号に対して個々に外部出力用の端子を設ける必要性は低い。

40

【0161】

このため本実施例では、上述のように遊技制御基板40から出力された外部出力信号を、外部出力基板1000を介して、ホール機器に出力するとともに、これら外部出力信号のうちドア開放信号、設定変更信号、投入エラー信号、払出エラー信号を、外部出力基板1000に搭載されたパラレル・シリアル変換回路1002によって、これらの信号を個別に識別可能なシリアル信号であるセキュリティ信号に変換して外部に出力するようになっている。これらドア開放信号、設定変更信号、投入エラー信号、払出エラー信号を1本

50

の端子から出力することが可能となり、必要以上に多くの端子を設ける必要がなくなる。

【0162】

また、現時点では使用されていないが、将来的に使用する可能性のある予備信号線を備えた場合でも、予備信号線から出力される信号を含めて1本の端子にて個々の信号を識別可能に出力可能になるとともに、使用されていない予備信号線の端子が、空き端子となってしまうことがない。

【0163】

尚、本実施例では、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号を、外部出力基板1000に搭載されたパラレル・シリアル変換回路1002によって、これらの信号を個別に識別可能なシリアル信号であるセキュリティ信号に変換して外部に出力するようになっているが、例えば、AND回路などによって、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号のいずれか1つの信号でも出力されている場合に、エラー信号を1本の端子にて外部に出力するようにしても良く、このようにした場合でも、外部の機器でエラーの発生中、ドア開放中、設定変更中のいずれかが発生中であること特定することが可能であり、必要以上に多くの端子を設ける必要がなくなる。また、この場合には、複数の信号をシリアル信号に変換せずとも1本の端子にて外部に出力できるため、製造コストも軽減できる。

【0164】

本実施例のスロットマシン1は、設定値に応じてメダルの払出率が変わるものである。詳しくは、後述する内部抽選において設定値に応じた当選確率を用いることにより、メダルの払出率が変わるようになっている。設定値は1～6の6段階からなり、6が最も払出率が高く、5、4、3、2、1の順に値が小さくなるほど払出率が低くなる。すなわち設定値として6が設定されている場合には、遊技者にとって最も有利度が高く、5、4、3、2、1の順に値が小さくなるほど有利度が段階的に低くなる。

【0165】

設定値を変更するためには、設定キースイッチ37をon状態としてからスロットマシン1の電源をonする必要がある。設定キースイッチ37をon状態として電源をonすると、設定値表示器24にRAM507から読み出された設定値が表示値として表示され、リセット／設定スイッチ38の操作による設定値の変更操作が可能な設定変更状態に移行する。設定変更状態において、リセット／設定スイッチ38が操作されると、設定値表示器24に表示された表示値が1ずつ更新されていく（設定6からさらに操作されたときは、設定1に戻る）。そして、スタートスイッチ7が操作されると表示値を設定値として確定する。そして、設定キースイッチ37がoffされると、確定した表示値（設定値）がメイン制御部41のRAM507に格納され、遊技の進行が可能な状態に移行する。

【0166】

また、設定値を確認するためには、ゲーム終了後、賭数が設定されていない状態で設定キースイッチ37をon状態とすれば良い。このような状況で設定キースイッチ37をon状態とすると、設定値表示器24にRAM507から読み出された設定値が表示されることで設定値を確認可能な設定確認状態に移行する。設定確認状態においては、ゲームの進行が不能であり、設定キースイッチ37をoff状態とすることで、設定確認状態が終了し、ゲームの進行が可能な状態に復帰することとなる。

【0167】

本実施例のスロットマシン1においては、メイン制御部41は、タイマ割込処理（メイン）を実行する毎に、電断検出回路48からの電圧低下信号が検出されているか否かを判定する停電判定処理を行い、停電判定処理において電圧低下信号が検出されていると判定した場合に、電断処理（メイン）を実行する。電断処理（メイン）では、レジスタを後述するRAM507のスタックに退避し、RAM507にいずれかのビットが1となる破壊診断用データ（本実施例では、5AH）、すなわち0以外の特定のデータを格納するとともに、RAM507の全ての領域に格納されたデータに基づくRAMパリティが0となるようにRAMパリティ調整用データを計算し、RAM507に格納する処理を行うように

10

20

30

40

50

なっている。尚、RAMパリティとはRAM507の該当する領域（本実施例では、全ての領域）の各ビットに格納されている値の排他的論理和として算出される値である。このため、RAM507の全ての領域に格納されたデータに基づくRAMパリティが0であれば、RAMパリティ調整用データは0となり、RAM507の全ての領域に格納されたデータに基づくRAMパリティが1であれば、RAMパリティ調整用データは1となる。

【0168】

そして、メイン制御部41は、システムリセットによるかユーザリセットによるかに関わらず、その起動時においてRAM507の全ての領域に格納されたデータに基づいてRAMパリティを計算するとともに、破壊診断用データの値を確認し、RAMパリティが0であり、かつ破壊診断用データの値も正しいことを条件に、RAM507に記憶されているデータに基づいてメイン制御部41の処理状態を電断前の状態に復帰させるが、RAMパリティが0でない場合（1の場合）や破壊診断用データの値が正しくない場合には、RAM異常と判定し、RAM異常エラーコードをレジスタにセットしてRAM異常エラー状態に制御し、遊技の進行を不能化させるようになっている。尚、RAM異常エラー状態は、通常のエラー状態と異なり、リセットスイッチ23やリセット／設定スイッチ38を操作しても解除されないようになっており、前述した設定変更状態において新たな設定値が設定されるまで解除されることがない。

10

【0169】

尚、本実施例では、RAM507に格納されている全てのデータが停電時においてもバックアップ電源により保持されるとともに、メイン制御部41は、電源投入時においてRAM507のデータが正常であると判定した場合に、RAM507の格納データに基づいて電断前の制御状態に復帰する構成であるが、RAM507に格納されているデータのうち停電時において制御状態の復帰に必要なデータのみをバックアップし、電源投入時においてバックアップされているデータに基づいて電断前の制御状態に復帰する構成としても良い。

20

【0170】

また、電源投入時において電断前の制御状態に復帰させる際に、全ての制御状態を電断前の制御状態に復帰させる必要はなく、遊技者に対して不利益とならない最低限の制御状態を復帰させる構成であれば良く、例えば、入力ポートの状態などを全て電断前の状態に復帰させる必要はない。

30

【0171】

また、サブ制御部91もタイマ割込処理（サブ）において電断検出回路98からの電圧低下信号が検出されているか否かを判定し、電圧低下信号が検出されていると判定した場合に電断処理（サブ）を実行する。電断処理（サブ）では、レジスタを後述するRAM91cのスタックに退避し、RAM91cにいずれかのビットが1となる破壊診断用データを格納するとともに、RAM91cの全ての領域に格納されたデータに基づくRAMパリティが0となるようにRAMパリティ調整用データを計算し、RAM91cに格納する処理を行うようになっている。

【0172】

そして、サブ制御部91は、その起動時においてRAM91cの全ての領域に格納されたデータに基づいてRAMパリティを計算し、RAMパリティが0であることを条件に、RAM91cに記憶されているデータに基づいてサブ制御部91の処理状態を電断前の状態に復帰させるが、RAMパリティが0でない場合（1の場合）には、RAM異常と判定し、RAM91cを初期化するようになっている。この場合、メイン制御部41と異なり、RAM91cが初期化されるのみで演出の実行が不能化されることはない。

40

【0173】

尚、本実施例では、RAM91cに格納されている全てのデータが停電時においてもバックアップ電源により保持されるとともに、サブ制御部91は、電源投入時においてRAM91cのデータが正常であると判定した場合に、RAM91cの格納データに基づいて電断前の制御状態に復帰する構成であるが、RAM91cに格納されているデータのうち

50

停電時において制御状態の復帰に必要なデータのみをバックアップし、電源投入時においてバックアップされているデータに基づいて電断前の制御状態に復帰する構成としても良い。

【0174】

また、電源投入時において電断前の制御状態に復帰させる際に、全ての制御状態を電断前の制御状態に復帰させる必要はなく、遊技者に対して不利益とならない最低限の制御状態を復帰させる構成であれば良く、入力ポートの状態や、演出が途中で中断された場合の途中経過などを全て電断前の状態に復帰させる必要はない。

【0175】

次に、メイン制御部41のRAM507の初期化について説明する。メイン制御部41のRAM507の格納領域は、重要ワーク、一般ワーク、特別ワーク、設定値ワーク、非保存ワーク、非初期化領域、未使用領域、スタック領域に区分されている。

【0176】

重要ワークは、各種表示器やLEDの表示用データ、I/Oの入出力データ、遊技時間の計時カウンタ等、BB終了時に初期化すると不都合があるデータが格納されるワークである。一般ワークは、停止制御テーブル、停止図柄、メダルの払出枚数、BB中のメダル払出総数等、BB終了時に初期化可能なデータが格納されるワークである。特別ワークは、各種ソフトウェア乱数等、設定開始前にのみ初期化されるデータが格納されるワークである。非保存ワークは、各種スイッチ類の状態を保持するワークであり、起動時にRAM507のデータが破壊されているか否かに関わらず必ず値が設定されることとなる。非初期化ワークは、RAM異常エラーや設定変更時にも初期化されないデータが格納されるワークである。非初期化ワークには、さらに内部抽選処理で抽選を行う際に用いる設定値が格納される設定値ワーク、演出制御基板90へ送信されるコマンドが一時的に格納されるコマンドバッファ（コマンドバッファ内のコマンドは次回コマンドが格納されるまで維持されるので、最後に送信されたコマンドが常に格納されることとなる）、外部出力基板1000に対して出力されるメダルIN信号、メダルOUT信号、RB中信号、BB中信号、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号のうち外部出力基板1000から出力されるセキュリティ信号を構成するドア開放信号、設定変更信号、投入エラー信号、払出エラー信号の出力状態（on/offの状態）が格納されるセキュリティワークが割り当てられている。未使用領域は、RAM507の格納領域のうち使用していない領域であり、後述する複数の初期化条件のいずれか1つでも成立すれば初期化されることとなる。スタック領域は、メイン制御部41のレジスタから退避したデータが格納される領域であり、このうちの未使用スタック領域は、未使用領域と同様に、後述する複数の初期化条件のいずれか1つでも成立すれば初期化されることとなるが、使用中スタック領域は、プログラムの続行のため、初期化されることはない。

【0177】

本実施例においてメイン制御部41は、設定キースイッチ37がonの状態での起動時、RAM異常エラー発生時、BB終了時、設定キースイッチ37がoffの状態での起動時でRAM507のデータが破壊されていないとき、1ゲーム終了時の5つからなる初期化条件が成立した際に、各初期化条件に応じて初期化される領域の異なる4種類の初期化を行う。

【0178】

初期化1は、起動時において設定キースイッチ37がonの状態であり、設定変更状態へ移行する場合において、その前に行う初期化、またはRAM異常エラー発生時に行う初期化であり、初期化1では、RAM507の格納領域のうち、使用中スタック領域、非初期化領域を除く全ての領域（未使用領域及び未使用スタック領域を含む）が初期化される。初期化2は、BB終了時に行う初期化であり、初期化2では、RAM507の格納領域のうち、一般ワーク、未使用領域及び未使用スタック領域が初期化される。初期化3は、起動時において設定キースイッチ37がoffの状態であり、かつRAM507のデータが破壊されていない場合において行う初期化であり、初期化3では、非保存ワーク、未使

用領域及び未使用スタック領域が初期化される。初期化4は、1ゲーム終了時に行う初期化であり、初期化4では、RAM507の格納領域のうち、未使用領域及び未使用スタック領域が初期化される。

【0179】

尚、本実施例では、初期化1を設定変更状態の移行前に行っているが、設定変更状態の終了時に行ったり、設定変更状態移行前、設定変更状態終了時の双方で行うようにしても良い。

【0180】

このように本実施例では、電源投入時などにRAM異常エラーが発生した場合には、初期化1が実行され、それ以前の制御状態が初期化されることとなるが、この際、非初期化領域に割り当てられたコマンドバッファ、設定値ワーク、セキュリティワークに格納されているデータは初期化されることがなく、保持されるようになっている。そして、この際、コマンドバッファにはRAM異常エラー発生時において最後に送信されたコマンドが、設定値ワークにはRAM異常エラー発生時の設定値が、セキュリティワークには、RAM異常エラー発生時のドア開放信号、設定変更信号、投入エラー信号、払出エラー信号の出力状態がそれぞれ格納された状態で保持されるので、これらのデータからRAM異常発生時において何らかのエラーコマンドが送信されているか、設定値の値が変更されていないか、ドア開放信号、設定変更信号、投入エラー信号、払出エラー信号の出力状態がどのような状態であったか、を特定することが可能となり、RAM異常の原因を特定すること、さらには、何らかの不正行為が行われた可能性を特定することができる。

【0181】

さらに、RAM異常エラーを解消するために、設定値の変更操作を行っても、非初期化領域は初期化されることがなく、意図的に非初期化領域の格納データを初期化することは不可能であるため、不正行為によってRAM異常エラーが生じた場合でもその痕跡としてコマンドバッファ、設定値ワーク、セキュリティワークの格納データを残すことができる。

【0182】

本実施例のスロットマシン1は、前述のように遊技状態に応じて設定可能な賭数の規定数が定められており、遊技状態に応じて定められた規定数の賭数が設定されたことを条件にゲームを開始させることが可能となる。尚、本実施例では、遊技状態に応じた規定数の賭数が設定された時点で、全ての入賞ラインL1～L5が有効化される。

【0183】

本実施例のスロットマシン1は、全てのリール2L、2C、2Rが停止した際に、有効化された入賞ライン（本実施例の場合、常に全ての入賞ラインが有効化されるため、以下では、有効化された入賞ラインを単に入賞ラインと呼ぶ）上に役と呼ばれる図柄の組合せが揃うと入賞となる。役は、同一図柄の組合せであっても良いし、異なる図柄を含む組合せであっても良い。入賞となる役の種類は、遊技状態に応じて定められているが、大きく分けて、メダルの払い出しを伴う小役と、賭数の設定を必要とせず次のゲームを開始可能となる再遊技役と、遊技者にとって有利な遊技状態への移行を伴う特別役と、がある。以下では、小役と再遊技役をまとめて一般役とも呼ぶ。遊技状態に応じて定められた各役の入賞が発生するためには、後述する内部抽選に当選して、当該役の当選フラグがRAM507に設定されている必要がある。

【0184】

尚、これら各役の当選フラグのうち、小役及び再遊技役の当選フラグは、当該フラグが設定されたゲームにおいてのみ有効とされ、次のゲームでは無効となるが、特別役の当選フラグは、当該フラグにより許容された役の組合せが揃うまで有効とされ、許容された役の組合せが揃ったゲームにおいて無効となる。すなわち特別役の当選フラグが一度当選すると、例えば、当該フラグにより許容された役の組合せを揃えることができなかった場合にも、その当選フラグは無効とされずに、次のゲームへ持ち越されることとなる。

【0185】

以下、本実施例の内部抽選について説明する。内部抽選は、上記した各役への入賞を許容するか否かを、全てのリール 2 L、2 C、2 R の表示結果が導出表示される以前に（実際には、スタートスイッチ 7 の検出時）決定するものである。内部抽選では、まず、スタートスイッチ 7 の検出時に内部抽選用の乱数値（0 ～ 6 5 5 3 5 の整数）を取得する。詳しくは、RAM 5 0 7 に割り当てられた乱数値格納ワークの値を同じく RAM 5 0 7 に割り当てられた抽選用ワークに設定する。そして、遊技状態及び特別役の持ち越しの有無に応じて定められた各役について、抽選用ワークに格納された数値データと、遊技状態、賭数及び設定値に応じて定められた各役の判定値数に応じて行われる。

【0186】

乱数値格納ワークは、スタートスイッチ 7 の操作と同時に乱数値レジスタ R 1 D にラッチされた数値データが格納される記憶領域であり、乱数値レジスタ R 1 D に新たな数値データがラッチされる毎に、ラッチされた数値データがその後のタイマ割込処理（メイン）において読み出され、乱数値格納ワークに格納された数値データが新たにラッチされた最新の数値データに更新されるようになっている。

【0187】

内部抽選では、内部抽選の対象となる役、現在の遊技状態及び設定値に対応して定められた判定値数を、内部抽選用の乱数値（抽選用ワークに格納された数値データ）に順次加算し、加算の結果がオーバーフローしたときに、当該役に当選したものと判定される。このため、判定値数の大小に応じた確率（判定値数／6 5 5 3 6）で役が当選することとなる。

【0188】

そして、いずれかの役の当選が判定された場合には、当選が判定された役に対応する当選フラグを RAM 5 0 7 に割り当てられた内部当選フラグ格納ワークに設定する。内部当選フラグ格納ワークは、2 バイトの格納領域にて構成されており、そのうちの上位バイトが、特別役の当選フラグが設定される特別役格納ワークとして割り当てられ、下位バイトが、一般役の当選フラグが設定される一般役格納ワークとして割り当てられている。詳しくは、特別役が当選した場合には、当該特別役が当選した旨を示す特別役の当選フラグを特別役格納ワークに設定し、一般役格納ワークに設定されている当選フラグをクリアする。また、一般役が当選した場合には、当該一般役が当選した旨を示す一般役の当選フラグを一般役格納ワークに設定する。尚、いずれの役及び役の組合せにも当選しなかった場合には、一般役格納ワークのみクリアする。

【0189】

次に、リール 2 L、2 C、2 R の停止制御について説明する。

【0190】

メイン制御部 4 1 は、リールの回転が開始したとき、及びリールが停止し、かつ未だ回転中のリールが残っているときに、ROM 5 0 6 に格納されているテーブルインデックス及びテーブル作成用データを参照して、回転中のリール別に停止制御テーブルを作成する。そして、ストップスイッチ 8 L、8 C、8 R のうち、回転中のリールに対応するいずれかの操作が有効に検出されたときに、該当するリールの停止制御テーブルを参照し、参照した停止制御テーブルの滑りコマ数に基づいて、操作されたストップスイッチ 8 L、8 C、8 R に対応するリール 2 L、2 C、2 R の回転を停止させる制御を行う。

【0191】

テーブルインデックスには、内部抽選による当選フラグの設定状態（以下、内部当選状態と呼ぶ）別に、テーブルインデックスを参照する際の基準アドレスから、テーブル作成用データが格納された領域の先頭アドレスを示すインデックスデータが格納されているアドレスまでの差分が登録されている。これにより内部当選状態に応じた差分を取得し、基準アドレスに対してその差分を加算することで該当するインデックスデータを取得することが可能となる。尚、役の当選状況が異なる場合でも、同一の制御が適用される場合においては、インデックスデータとして同一のアドレスが格納されており、このような場合には、同一のテーブル作成用データを参照して、停止制御テーブルが作成されることとなる

。

【0192】

テーブル作成用データは、停止操作位置に応じた滑りコマ数を示す停止制御テーブルと、リールの停止状況に応じて参照すべき停止制御テーブルのアドレスと、からなる。

【0193】

リールの停止状況に応じて参照される停止制御テーブルは、全てのリールが回転しているか、左リールのみ停止しているか、中リールのみ停止しているか、右リールのみ停止しているか、左、中リールが停止しているか、左、右リールが停止しているか、中、右リールが停止しているか、によって異なる場合があり、更に、いずれかのリールが停止している状況においては、停止済みのリールの停止位置によっても異なる場合があるので、それぞれの状況について、参照すべき停止制御テーブルのアドレスが回転中のリール別に登録されており、テーブル作成用データの先頭アドレスに基づいて、それぞれの状況に応じて参照すべき停止制御テーブルのアドレスが特定可能とされ、この特定されたアドレスから、それぞれの状況に応じて必要な停止制御テーブルを特定できるようになっている。尚、リールの停止状況や停止済みのリールの停止位置が異なる場合でも、同一の停止制御テーブルが適用される場合においては、停止制御テーブルのアドレスとして同一のアドレスが登録されているものもあり、このような場合には、同一の停止制御テーブルが参照されることとなる。

10

【0194】

停止制御テーブルは、停止操作が行われたタイミング別の滑りコマ数を特定可能なデータである。本実施例では、リールモータ32L、32C、32Rに、168ステップ（0～167）の周期で1周するステッピングモータを用いている。すなわちリールモータ32L、32C、32Rを168ステップ駆動させることでリール2L、2C、2Rが1周することとなる。そして、リール1周に対して16ステップ（1図柄が移動するステップ数）毎に分割した21の領域（コマ）が定められており、これらの領域には、リール基準位置から0～20の領域番号が割り当てられている。一方、1リールに配列された図柄数も21であり、各リールの図柄に対して、リール基準位置から0～20の図柄番号が割り当てられているので、0番図柄から20番図柄に対して、それぞれ0～20の領域番号が順に割り当てられていることとなる。そして、停止制御テーブルには、領域番号別の滑りコマ数が所定のルールで圧縮して格納されており、停止制御テーブルを展開することによって領域番号別の滑りコマ数を取得できるようになっている。

20

30

【0195】

前述のようにテーブルインデックス及びテーブル作成用データを参照して作成される停止制御テーブルは、領域番号に対応して、各領域番号に対応する領域が停止基準位置（本実施例では、透視窓3の下段図柄の領域）に位置するタイミング（リール基準位置からのステップ数が各領域番号のステップ数の範囲に含まれるタイミング）でストップスイッチ8L、8C、8Rの操作が検出された場合の滑りコマ数がそれぞれ設定されたテーブルである。

【0196】

次に、停止制御テーブルの作成手順について説明すると、まず、リール回転開始時においては、そのゲームの内部当選状態に応じたテーブル作成用データの先頭アドレスを取得する。具体的には、まずテーブルインデックスを参照し、内部当選状態に対応するインデックスデータを取得し、そして取得したインデックスデータに基づいてテーブル作成用データを特定し、特定したテーブル作成用データから全てのリールが回転中の状態に対応する各リールの停止制御テーブルのアドレスを取得し、取得したアドレスに格納されている各リールの停止制御テーブルを展開して全てのリールについて停止制御テーブルを作成する。

40

【0197】

また、いずれか1つのリールが停止したとき、またはいずれか2つのリールが停止したときには、リール回転開始時に取得したインデックスデータ、すなわちそのゲームの内部

50

当選状態に応じたテーブル作成用データの先頭アドレスに基づいてテーブル作成用データを特定し、特定したテーブル作成用データから停止済みのリール及び当該リールの停止位置の領域番号に対応する未停止リールの停止制御テーブルのアドレスを取得し、取得したアドレスに格納されている各リールの停止制御テーブルを展開して未停止のリールについて停止制御テーブルを作成する。

【0198】

次に、メイン制御部41がストップスイッチ8L、8C、8Rのうち、回転中のリールに対応するいずれかの操作を有効に検出したときに、該当するリールに表示結果を導出させる際の制御について説明すると、ストップスイッチ8L、8C、8Rのうち、回転中のリールに対応するいずれかの操作を有効に検出すると、停止操作を検出した時点のリール基準位置からのステップ数に基づいて停止操作位置の領域番号を特定し、停止操作が検出されたリールの停止制御テーブルを参照し、特定した停止操作位置の領域番号に対応する滑りコマ数を取得する。そして、取得した滑りコマ数分リールを回転させて停止させる制御を行う。具体的には、停止操作を検出した時点のリール基準位置からのステップ数から、取得した滑りコマ数引き込んで停止させるまでのステップ数を算出し、算出したステップ数分リールを回転させて停止させる制御を行う。これにより、停止操作が検出された停止操作位置の領域番号に対応する領域から滑りコマ数分先の停止位置となる領域番号に対応する領域が停止基準位置（本実施例では、透視窓3の下段図柄の領域）に停止することとなる。

10

【0199】

本実施例のテーブルインデックスには、一の遊技状態における一の内部当選状態に対応するインデックスデータとして1つのアドレスのみが格納されており、更に、一のテーブル作成用データには、一のリールの停止状況（及び停止済みのリールの停止位置）に対応する停止制御テーブルの格納領域のアドレスとして1つのアドレスのみが格納されている。すなわち一の遊技状態における一の内部当選状態に対応するテーブル作成用データ、及びリールの停止状況（及び停止済みのリールの停止位置）に対応する停止制御テーブルが一意的に定められており、これらを参照して作成される停止制御テーブルも、一の遊技状態における一の内部当選状態、及びリールの停止状況（及び停止済みのリールの停止位置）に対して一意となる。このため、遊技状態、内部当選状態、リールの停止状況（及び停止済みのリールの停止位置）の全てが同一条件となった際に、同一の停止制御テーブル、すなわち同一の制御パターンに基づいてリールの停止制御が行われることとなる。

20

30

【0200】

また、本実施例では、滑りコマ数として0～4の値が定められており、停止操作を検出してから最大4コマ図柄を引き込んでリールを停止させることが可能である。すなわち停止操作を検出した停止操作位置を含め、最大5コマの範囲から図柄の停止位置を指定できるようになっている。また、1図柄分リールを移動させるのに1コマの移動が必要であるので、停止操作を検出してから最大4図柄を引き込んでリールを停止させることが可能であり、停止操作を検出した停止操作位置を含め、最大5図柄の範囲から図柄の停止位置を指定できることとなる。

【0201】

本実施例では、いずれかの役に当選している場合には、当選役を入賞ライン上に4コマの範囲で最大限引き込み、当選していない役が入賞ライン上に揃わないように引き込む滑りコマ数が定められた停止制御テーブルを作成し、リールの停止制御を行う一方、いずれの役にも当選していない場合には、いずれの役も揃わない滑りコマ数が定められた停止制御テーブルを作成し、リールの停止制御を行う。これにより、停止操作が行われた際に、入賞ライン上に最大4コマの引込範囲で当選している役を揃えて停止させることができれば、これを揃えて停止させる制御が行われ、当選していない役は、最大4コマの引込範囲でハズシて停止させる制御が行われることとなる。

40

【0202】

特別役が前ゲーム以前から持ち越されている状態で小役が当選した場合など、特別役と

50

小役が同時に当選している場合には、当選した小役を入賞ラインに４コマの範囲で最大限に引き込むように滑りコマ数が定められているとともに、当選した小役を入賞ラインに最大４コマの範囲で引き込めない停止操作位置については、当選した特別役を入賞ラインに４コマの範囲で最大限に引き込むように滑りコマ数が定められた停止制御テーブルを作成し、リールの停止制御を行う。これにより、停止操作が行われた際に、入賞ライン上に最大４コマの引込範囲で当選している小役を揃えて停止させることができれば、これを揃えて停止させる制御が行われ、入賞ライン上に最大４コマの引込範囲で当選している小役を引き込めない場合には、入賞ライン上に最大４コマの引込範囲で当選している特別役を揃えて停止させることができれば、これを揃えて停止させる制御が行われ、当選していない役は、４コマの引込範囲でハズシて停止させる制御が行われることとなる。すなわちこのような場合には、特別役よりも小役を入賞ライン上に揃える制御が優先され、小役を引き込めない場合にのみ、特別役を入賞させることが可能となる。尚、特別役と小役を同時に引き込める場合には、小役のみを引き込み、特別役と同時に小役が入賞ライン上に揃わないようになっている。

10

【０２０３】

尚、本実施例では、特別役が前ゲーム以前から持ち越されている状態で小役が当選した場合や新たに特別役と小役が同時に当選した場合など、特別役と小役が同時に当選している場合には、当選した特別役よりも当選した小役が優先され、小役が引き込めない場合のみ、特別役を入賞ライン上に揃える制御を行っているが、特別役と小役が同時に当選している場合に、小役よりも特別役を入賞ライン上に揃える制御が優先され、特別役を引き込めない場合にのみ、小役を入賞ライン上に揃える制御を行っても良い。

20

【０２０４】

特別役が前ゲーム以前から持ち越されている状態で再遊技役が当選した場合など、特別役と再遊技役が同時に当選している場合には、停止操作が行われた際に、入賞ライン上に最大４コマの引込範囲で再遊技役の図柄を揃えて停止させる制御が行われる。尚、この場合、再遊技役を構成する図柄または同時当選する再遊技役を構成する図柄は、リール２Ｌ、２Ｃ、２Ｒのいずれについても５図柄以内、すなわち４コマ以内の間隔で配置されており、４コマの引込範囲で必ず任意の位置に停止させることができるので、特別役と再遊技役が同時に当選している場合には、遊技者によるストップスイッチ８Ｌ、８Ｃ、８Ｒの操作タイミングに関わらずに、必ず再遊技役が揃って入賞することとなる。すなわちこのような場合には、特別役よりも再遊技役を入賞ライン上に揃える制御が優先され、必ず再遊技役が入賞することとなる。尚、特別役と再遊技役を同時に引き込める場合には、再遊技役のみを引き込み、再遊技役と同時に特別役が入賞ライン上に揃わないようになっている。

30

【０２０５】

本実施例においてメイン制御部４１は、リール２Ｌ、２Ｃ、２Ｒの回転が開始した後、ストップスイッチ８Ｌ、８Ｃ、８Ｒの操作が検出されるまで、停止操作が未だ検出されていないリールの回転を継続し、ストップスイッチ８Ｌ、８Ｃ、８Ｒの操作が検出されたことを条件に、対応するリールに表示結果を停止させる制御を行うようになっている。尚、リール回転エラーの発生により、一時的にリールの回転が停止した場合でも、その後リール回転が再開した後、ストップスイッチ８Ｌ、８Ｃ、８Ｒの操作が検出されるまで、停止操作が未だ検出されていないリールの回転を継続し、ストップスイッチ８Ｌ、８Ｃ、８Ｒの操作が検出されたことを条件に、対応するリールに表示結果を停止させる制御を行うようになっている。

40

【０２０６】

尚、本実施例では、ストップスイッチ８Ｌ、８Ｃ、８Ｒの操作が検出されたことを条件に、対応するリールに表示結果を停止させる制御を行うようになっているが、リールの回転が開始してから、予め定められた自動停止時間が経過した場合に、リールの停止操作がなされない場合でも、停止操作がなされたものとみなして自動的に各リールを停止させる自動停止制御を行うようにしても良い。この場合には、遊技者の操作を介さずにリールが

50

停止することとなるため、例え、いずれかの役が当選している場合でもいずれの役も構成しない表示結果を導出させることが好ましい。

【0207】

次に、本実施例におけるメイン制御部41が実行する各種制御内容を、図25～図44に基づいて以下に説明する。

【0208】

メイン制御部41は、リセット回路49からシステムリセット信号が入力されると、図25のフローチャートに示す起動処理（メイン）を行う。また、ユーザリセット信号が入力された場合には、起動処理（メイン）のSa2のステップから処理を開始する。すなわち電源投入に伴う起動の場合のみセキュリティチェック処理を行うセキュリティモードから開始する一方、ウォッチドッグタイマ49aのタイムアップによる起動の場合には、セキュリティチェック処理を省略してROM506に記憶されたユーザプログラムを実行するユーザモードから開始されることになる。

10

【0209】

システムリセット信号の入力に伴う起動処理（メイン）では、まず、CPU505がROM506から読み出したセキュリティチェックプログラム506Aに基づき、図26に示すセキュリティチェック処理を実行する（Sa1）。このとき、メイン制御部41は、セキュリティモードとなり、ROM506に記憶されているゲーム制御用のユーザプログラムは未だ実行されない状態となる。

20

【0210】

セキュリティチェック処理では、図26に示すように、まず、セキュリティモードに制御する時間（セキュリティ時間）を決定するための処理を実行する。このとき、CPU505は、ROM506のプログラム管理エリアに記憶されるセキュリティ時間設定KSESのビット番号[2-0]におけるビット値を読み出す（Sa101）。そして、この読出値が“000”であるか否かを判定する（Sa102）。

30

【0211】

Sa102にて読出値が“000”と判定された場合には、定常設定時間を既定の固定時間に設定する（Sa103）。ここで、定常設定時間は、セキュリティ時間のうち、システムリセットの発生等に基づくセキュリティチェック処理の実行回数（メイン制御部41がセキュリティモードとなる回数）に関わりなく、一定となる時間成分である。また、固定時間は、セキュリティ時間のうち、メイン制御部41の仕様などに基づいて予め定められた不変時間成分であり、例えばセキュリティ時間として設定可能な最小値となるものであれば良い。

【0212】

Sa102にて読出値が“000”以外と判定された場合には、その読出値に対応して、固定時間に加えて図10（D）に示す設定内容により選択される延長時間を、定常設定時間に設定する（Sa104）。こうして、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“000”以外の値である場合には、セキュリティチェック処理の実行時間であるセキュリティ時間を、固定時間に加えて予め選択可能な複数の延長時間のいずれかに設定することができる。

40

【0213】

Sa103、Sa104の処理のいずれかを実行した後は、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値を読み出す（Sa105）。そして、この読出値が“00”であるか否かを判定する（Sa106）。

【0214】

Sa106にて読出値が“00”と判定された場合には、定常設定時間をセキュリティ時間に設定する（Sa107）。これに対して、読出値が“00”以外と判定された場合には、その読出値に対応して決定される可変設定時間を、定常設定時間に加算してセキュリティ時間に設定する（Sa108）。ここで、可変設定時間は、セキュリティ時間のうち、セキュリティチェック処理が実行されるごとに変化する時間成分であり、セキュリテ

50

ィ時間設定KSESのビット番号[4-3]におけるビット値が“01”(ショートモード)であるか“10”(ロングモード)であるかに応じて異なる所定の時間範囲で変化する。例えば、システムリセットの発生時に、所定のフリーランカウンタにおけるカウント値がメイン制御部41に内蔵された可変セキュリティ時間用レジスタに格納される場合には、Sa108の処理において、可変セキュリティ時間用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数(例えばハッシュ関数)に代入して得られた値を用いることなどにより、可変設定時間がシステムリセット毎に所定の時間範囲でランダムに変化するように決定されれば良い。こうして、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値が“00”以外の値である場合には、セキュリティチェック処理の実行時間であるセキュリティ時間を、システムリセットの発生等に
10
基づくセキュリティチェック処理が実行されるごとに所定の時間範囲で変化させることができる。

【0215】

ここで、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“000”以外の値であり、かつ、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値が“00”以外の値である場合には、Sa104のステップにて設定される延長時間と、Sa108のステップにて設定される可変設定時間との双方が、固定時間に加算されて、セキュリティ時間が決定されることになる。

【0216】

Sa107、Sa108の処理のいずれかを実行した後は、ROM506の所定領域
20
に記憶されたセキュリティコードを読み出す(Sa109)。ここで、ROM506の所定領域には、記憶内容のデータを所定の演算式によって演算した演算結果のセキュリティコードが予め記憶されている。セキュリティコードの生成方法としては、例えばハッシュ関数を用いてハッシュ値を生成するもの、エラー検出コード(CRCコード)を用いるもの、エラー訂正コード(ECCコード)を用いるもののいずれかといった、予め定められた生成方法を使用すれば良い。また、ROM506のセキュリティコード記憶領域とは異なる所定領域には、セキュリティコードを演算により特定するための演算式が、暗号化して予め記憶されている。

【0217】

ステップSa109の処理に続いて、暗号化された演算式を復号化して元に戻す(Sa
30
110)。その後、Sa110で復号化した演算式により、ROM506の所定領域における記憶データを演算してセキュリティコードを特定する(Sa111)。このときセキュリティコードを特定するための演算に用いる記憶データは、例えばROM506の記憶データのうち、セキュリティチェックプログラム506Aとは異なるユーザプログラムの全部又は一部に相当するプログラムデータ、あるいは、所定のテーブルデータを構成する固定データの全部又は一部であれば良い。そして、Sa109にて読み出したセキュリティコードと、Sa111にて特定されたセキュリティコードとを比較する(Sa112)。このときには、比較結果においてセキュリティコードが一致したか否かを判定する(Sa113)。

【0218】

Sa113にてセキュリティコードが一致しない場合には、ROM506に不正な変更
40
が加えられたと判断して、CPU505の動作を停止状態(HALT)へ移行させる。これに対して、Sa113にてセキュリティコードが一致した場合には、プログラム管理エリアに記憶されている第1乱数初期設定KRS1や第2乱数初期設定KRS2を読み出して、図27に示す乱数回路設定処理を実行した後(Sa114)、乱数回路509における動作異常の有無を検査するために図28に示す乱数回路異常検査処理を実行する(Sa115)。

【0219】

図27に示す乱数回路設定処理では、まず、第1乱数初期設定KRS1のビット番号[
3]におけるビット値に基づき、乱数回路509を使用するための設定を行う(Sa20
50

1)。本実施例では、第1乱数初期設定KRS1のビット番号[3]におけるビット値が予め“1”とされており、このビット値に対応して乱数回路509を使用する設定が行われる。続いて、第1乱数初期設定KRS1のビット番号[2]におけるビット値に基づき、乱数回路509における乱数更新クロックRGKの設定を行う(Sa202)。本実施例では、第1乱数初期設定KRS1のビット番号[2]におけるビット値が予め“1”とされていることに対応して、乱数用クロック生成回路43で生成された乱数用クロックRCLKを2分周して乱数更新クロックRGKとする設定が行われる。

【0220】

Sa202での設定を行った後には、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値に基づき、乱数回路509における乱数更新規則の設定を行う(Sa203)。本実施例では、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値として予め“10”が設定されており、乱数列RSNにおける乱数更新規則を2周目以降は自動で変更する設定がなされる。

10

【0221】

続いて、第2乱数初期設定KRS2のビット番号[1]におけるビット値に基づき、乱数値となる数値データにおける起動時スタート値を決定する(Sa204)。本実施例では、第2乱数初期設定KRS2のビット番号[1]におけるビット値として予め“1”が設定されており、乱数のスタート値をIDナンバーに基づく値とする設定がなされる。

【0222】

さらに、第2乱数初期設定KRS2のビット番号[0]におけるビット値に基づき、乱数値となる数値データのスタート値をシステムリセット毎に変更するか否かの設定を行う(Sa205)。本実施例では、第2乱数初期設定KRS2のビット番号[0]におけるビット値が予め“0”とされており、Sa204にて設定した起動時スタート値をそのまま用いて、乱数回路509におけるスタート値としている。Sa205の処理による設定が完了すると、乱数回路509では乱数値の生成動作が開始されることとなる。尚、第2乱数初期設定KRS2のビット番号[0]におけるビット値が予め“1”とされている場合には、乱数のスタート値をシステムリセット毎に変更する設定がなされる。この場合には、例えば、システムリセットの発生時に、所定のフリーランカウンタにおけるカウント値がメイン制御部41に内蔵された乱数スタート値用レジスタに格納される場合には、Sa205の処理において、乱数スタート値用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数(例えばハッシュ関数)に代入して得られた値を用いることなどにより、乱数のスタート値がシステムリセット毎に所定の数値範囲(例えば乱数生成回路553にて生成されるカウント値順列RCNに含まれる数値データの全部又は一部を含む範囲)でランダムに変化するように決定されれば良い。

20

30

【0223】

尚、乱数回路設定処理による設定は、CPU505の処理が介在することなく、乱数回路509がプログラム管理エリアの記憶データに基づき自律的に行うようにしても良い。この場合、乱数回路509は、メイン制御部41がセキュリティモードとなっているときには初期設定を行わず、乱数値の生成動作が行われなくとも良い。そして、メイン制御部41にてCPU505がROM506に記憶されたユーザプログラムを読み出してユーザモードが開始されたときに、例えばCPU505から乱数回路509に対して初期設定を指示する制御信号が伝送されたことなどに応答して、乱数回路509が初期設定を行ってから乱数値の生成動作を開始するようにしても良い。また、特に乱数回路509がメイン制御部41に外付けされる場合などには、メイン制御部41がセキュリティモードとなっているときでも、乱数回路509がCPU505における処理とは独立して、プログラム管理エリアの記憶データに基づく初期設定を行ってから、乱数値の生成動作を開始するようにしても良い。

40

【0224】

図28に示す乱数回路異常検出処理では、まず乱数用クロック異常判定カウンタをクリアして、そのカウント値である乱数用クロック異常判定カウント値を「0」に初期化する

50

(S a 3 0 1)。続いて、内部情報レジスタC I Fのビット番号[4]に格納されている内部情報データC I F 4を読み出す(S a 3 0 2)。そして、S a 3 0 2での読出値が“1”であるか否かを判定する。このとき、乱数回路5 0 9が備える周波数監視回路5 5 1によって、乱数用外部クロック端子E R Cからの乱数用クロックR C L Kに周波数異常が検知された場合には、内部情報データC I F 4としてビット値“1”が書き込まれる。

【0 2 2 5】

そこで、S a 3 0 3にて読出値が“1”と判定された場合には、乱数用クロック異常判定カウント値を1加算するように更新する(S a 3 0 4)。このときには、S a 3 0 4での更新後におけるカウント値が所定のクロック異常判定値に達したか否かを判定する(S a 3 0 5)。ここで、クロック異常判定値は、周波数監視回路5 5 1により乱数用クロックR C L Kの周波数異常が連続して検知された場合にクロック異常と判定するために予め定められた数値であれば良い。S a 3 0 5にてクロック異常判定値に達していなければ、S a 3 0 2の処理に戻り、再び内部情報データC I F 4のビット値に基づく判定を行う。

10

【0 2 2 6】

S a 3 0 5にてクロック異常判定値に達した場合には、乱数用クロックが正常に機能していないと判断して、C P U 5 0 5の動作を停止状態(H A L T)へ移行させる。

【0 2 2 7】

S a 3 0 3にて読出値が“0”と判定された場合には、乱数値異常判定カウンタをクリアして、そのカウント値である乱数値異常判定カウント値を「0」に初期化する(S a 3 0 6)。尚、S a 3 0 3の処理では、S a 3 0 2にて読み出した内部情報データC I F 4のビット値が複数回(例えば2回など)連続して“0”となったときに、読出値が“0”であると判定しても良い。

20

【0 2 2 8】

S a 3 0 6の処理に続いて、乱数値における異常の有無をチェックするために用いるチェック値を、初期値「0 0 0 0 H」に設定する(S a 3 0 7)。そして、乱数回路5 0 9が備える乱数値レジスタR 1 Dとなる乱数値レジスタ5 5 9 Aから、格納されている乱数値となる数値データを読み出す(S a 3 0 8)。例えば、S a 3 0 8の処理では、乱数ラッチ選択レジスタR D L Sのビット番号[0]に格納される乱数ラッチ選択データR D L S 0のビット値を“0”として、ソフトウェアによる乱数値の取り込みを指定する。続いて、乱数値取込指定レジスタR D L Tのビット番号[0]に格納される乱数値取込指定データR D L T 0のビット値を“1”として、乱数値レジスタR 1 Dへの取り込みを指定する。尚、乱数値取込指定レジスタR D L Tのビット番号[0]におけるビット値を“1”とすることは、C P U 5 0 5から乱数回路5 0 9に対して数値データの取り込み(ラッチ)を指示するラッチ信号を出力することに相当する。その後、乱数値レジスタR 1 Dに供給するレジスタリード信号R R S 1をオン状態とすることにより、格納されている乱数値となる数値データを読み出すようにすれば良い。

30

【0 2 2 9】

S a 3 0 8にて数値データを読み出した後には、その読出値を乱数検査基準値に設定する(S a 3 0 9)。続けて、さらに乱数値レジスタ5 5 9 Aから乱数値となる数値データを読み出す(S a 3 1 0)。尚、S a 3 1 0での読出動作は、S a 3 0 8での読出動作と同様の手順で行われれば良い。また、S a 3 0 8での読出動作と、S a 3 1 0での読出動作との間には、乱数回路5 0 9で生成される乱数列R S Nにおける数値データが変化するために十分な遅延時間を設けると良い。S a 3 1 0にて数値データを読み出した後には、乱数検査基準値と、S a 3 1 0での読出値との排他的論理和演算を実行する(S a 3 1 1)。また、S a 3 1 1での演算結果と、チェック値との論理和演算を実行し、演算結果を新たなチェック値とするように更新させる(S a 3 1 2)。例えば、チェック値はR A M 5 0 7の所定領域に記憶しておき、S a 3 1 2の処理が実行される毎に、その処理で得られた演算結果を新たなチェック値として保存すれば良い。これにより、乱数値レジスタ5 5 9 Aから読み出した数値データにおける全ビットの変化が記録され、複数回の読出中に少なくとも1回は値が変化したビットであれば、チェック値において対応するビット値が

40

50

“ 1 ”となる。

【0230】

そこで、チェック値が「FFFFH」となったか否かを判定し（Sa313）、なっていれば、全ビットについてビット値の変化が認められることから、乱数値が正常に更新されていると判断して、乱数回路異常検査処理を終了する。尚、乱数値が正常に更新されていることを確認できた場合には、乱数ラッチ選択レジスタRDL Sのビット番号[0]に格納される乱数ラッチ選択データRDL S0のビット値を“ 1 ”として、入力ポートP0への信号入力に応じた乱数値レジスタR1 Dへの乱数値取込を、指示するよう設定される。本実施例では、入力ポートP0にスタートスイッチ7からのゲーム開始信号SS1を伝送する配線が接続される。これにより、ゲーム開始信号SS1がオン状態となったときに乱数値レジスタR1 Dへの乱数値取込を行うことができる。

10

【0231】

Sa313にてチェック値が「FFFFH」以外と判定された場合には、乱数値異常判定カウント値を1加算するように更新する（Sa314）。このときには、Sa314での更新後におけるカウント値が所定の乱数値異常判定値に達したか否かを判定する（Sa315）。ここで、乱数値異常判定値は、乱数回路509が正常動作していれば、乱数値レジスタ559Aから読み出される数値データの全ビットが少なくとも1回は変化するのに十分な判定回数となるように、予め定められた数値であれば良い。Sa315にて乱数値異常判定値に達していなければ、Sa310の処理に戻り、再び乱数回路509から乱数値となる数値データを読み出して異常の有無をチェックするための判定などを行う。

20

【0232】

Sa315にて乱数値異常判定値に達した場合には、乱数用クロックが正常に機能していないと判断して、CPU505の動作を停止状態（HALT）へ移行させる。

【0233】

尚、乱数回路異常検査処理は、CPU505が実行するものに限定されず、CPU505以外のメイン制御部41における内蔵回路により乱数回路異常検査処理が実行されても良い。一例として、乱数回路509が乱数回路異常検査処理を実行する機能を有し、乱数用クロックRCLKの周波数異常が検知されたときや、乱数値の異常が検知されたときに、エラーの発生をCPU505に通知するようにしても良い。また、乱数回路異常検査処理は、起動時に実行されるものに限定されず、例えばメイン制御部41にてタイマ割込みが発生する毎に、乱数回路異常検査処理の一部又は全部が実行されるようにしても良い。

30

【0234】

図26に戻り、Sa114の乱数回路設定処理及びSa115の乱数回路異常検査処理の後、Sa107やSa108の処理で設定されたセキュリティ時間が経過したか否かを判定する（Sa116）。このとき、セキュリティ時間が経過していなければ、Sa116の処理を繰り返し実行して、セキュリティ時間が経過するまで待機する。そして、Sa116にてセキュリティ時間が経過したと判定された場合には、セキュリティチェック処理を終了し、CPU505に内蔵されたプログラムカウンタの値をROM506におけるユーザプログラムの先頭アドレス（アドレス0000H）に設定することなどにより、メイン制御部41の動作状態がセキュリティモードからユーザモードへと移行し、ROM506に記憶されたユーザプログラムの実行が開始されることになる。尚、前述のようにユーザリセット信号の入力に伴う起動時には、セキュリティモードを経ずにユーザモードから開始することとなる。

40

【0235】

ユーザモードではまず、シリアル通信回路511等の内蔵デバイスや周辺IC、割込モード、スタックポインタ等を初期化した後（Sa2）、Iレジスタ及びIYレジスタの値を初期化する（Sa3）。Iレジスタ及びIYレジスタの初期化により、Iレジスタには、割込発生時に参照する割込テーブルのアドレスが設定され、IYレジスタには、RAM507の格納領域を参照する際の基準アドレスが設定される。これらの値は、固定値であり、起動時には常に初期化されることとなる。

50

【0236】

次いで、RAM507へのアクセスを許可し（Sa4）、RAM507の全ての格納領域（未使用領域及び未使用スタック領域を含む）のRAMパリティを計算する（Sa5）。ついで、打止スイッチ36a、自動精算スイッチ36bの状態を取得し、メイン制御部41の特定のレジスタに打止機能、自動精算機能の有効／無効を設定した後（Sa6）。後述するポート入力処理において取得した各スイッチの入力データ、前回と今回の入力データが同じ状態を示す各スイッチの確定データ、前回と今回の確定データが異なる状態を示す各スイッチのエッジデータをそれぞれクリアし（Sa7）、さらに停電が検知された旨を示す電断フラグをクリアする（Sa8）。さらに、ドア開放検出スイッチ25の検出状態の監視間隔を計時するドア監視タイマの値、ドア開放検出スイッチ25からの検出信号の入力状態の履歴をクリアし（Sa9）、操作検出コマンド送信要求及びドアコマンド送信要求2をクリアするとともに、ドアコマンド送信要求1を設定する（Sa10）。

10

【0237】

次いで、乱数ラッチフラグレジスタの値に基づいて乱数値がラッチされているか否か、すなわち乱数値レジスタ559Aに数値データが取り込まれているか否かを判定し（Sa11）、乱数値がラッチされていなければSa13のステップに進み、Sa11のステップにおいて乱数値がラッチされていれば、乱数値レジスタ559Aから内部抽選用の乱数値を読み出し（Sa12）、Sa13のステップに進む。尚、Sa12のステップにおいて乱数値レジスタ559から内部抽選用の乱数値が読み出されると乱数ラッチフラグレジスタがクリアされ、新たな数値データの取込が許可されることとなる。また、Sa12のステップにおいては、内部抽選用の乱数値を読み出すものの、読み出した乱数値を用いる訳ではなく、スタートスイッチ7の操作に応じて新たな乱数値の取込を可能とするためにダミーとして読み出すものである。

20

【0238】

Sa13のステップでは、Sa5のステップにおいて計算したRAMパリティが0か否かを判定する。正常に電断割込処理（メイン）が行われていれば、RAMパリティが0になるはずであり、Sa13のステップにおいてRAMパリティが0でなければ、RAM507に格納されているデータが正常ではなく、この場合には、RAM507の格納領域のうち、使用中スタック領域、非初期化領域を除く全ての格納領域を初期化する初期化1を実行した後（Sa26）、設定キースイッチ37がonか否かを判定し（Sa27）、設定キースイッチ37がonであれば、設定開始を示す設定コマンドを生成し、コマンドバッファに格納し（Sa23）、コマンドバッファに格納されたコマンドをシリアル通信回路511の送信データレジスタ561に転送するコマンド格納処理を行い（Sa24）、割込を許可して（Sa25）、設定変更処理、すなわち設定変更状態に移行する。

30

【0239】

Sa24のコマンド格納処理では、図29に示すように、コマンドバッファに格納されているコマンドデータのうち1バイト目のデータを送信データレジスタ561に転送し（Sx1）、その後、コマンドバッファに格納されているコマンドデータのうち2バイト目のデータを送信データレジスタ561に転送する（Sx2）。そして、送信データレジスタ561に転送されたコマンドデータは、前述のように送信データレジスタ561に転送された順番でシリアルデータ化され、送信用シフトレジスタ562に格納され、サブ制御部91に対して送信されることとなる。

40

【0240】

Sa24のステップにおいて設定キースイッチ37がoffであれば、RAM異常を示すエラーコードをレジスタに設定し（Sa28）、RAM異常を示すエラーコマンドを生成してコマンドバッファに格納し（Sa29）、コマンド格納処理を行ってコマンドバッファ内のエラーコマンドを送信データレジスタ561に転送し（Sa30）、割込を許可して（Sa31）、エラー処理、すなわちRAM異常エラー状態に移行する。

【0241】

Sa13のステップにおいて、RAMパリティが0であれば、更に破壊診断用データが

50

正常か否かを判定する（S a 1 4）。正常に電断処理（メイン）が行われていれば、破壊診断用データが設定されているはずであり、S a 1 4のステップにおいて破壊診断用データが正常でない場合（破壊診断用データが電断時に格納される5 A（H）以外の場合）にも、R A M 5 0 7のデータが正常ではないので、S a 2 6のステップに移行して初期化1を実行し、その後、S a 2 7のステップにおいて設定キースイッチ3 7がo nであれば、設定開始を示す設定コマンドの生成（S a 2 3）、コマンド格納処理（S a 2 4）の後、割込を許可して（S a 2 5）、設定変更処理に移行する。また、S a 2 7のステップにおいて設定キースイッチ3 7がo f fであれば、R A M異常を示すエラーコードの設定（S a 2 8）、R A M異常を示すエラーコマンドの生成（S a 2 9）、コマンド格納処理（S a 3 0）の後、割込を許可して（S a 3 1）、エラー処理に移行する。

10

【0 2 4 2】

S a 1 4のステップにおいて破壊診断用データが正常であると判定した場合には、R A M 5 0 7のデータは正常であるので、破壊診断用データをクリアし（S a 1 5）、R A M 5 0 7の非保存ワーク、未使用領域及び未使用スタック領域を初期化する初期化3を行った後（S a 1 6）、設定キースイッチ3 7がo nか否かを判定し（S a 1 7）、設定キースイッチ3 7がo nであれば、S a 2 2のステップに移行して初期化1を実行し、設定開始を示す設定コマンドの生成（S a 2 3）、コマンド格納処理（S a 2 4）の後、割込を許可して（S a 2 5）、設定変更処理に移行する。

【0 2 4 3】

S a 1 7のステップにおいて設定キースイッチ3 7がo f fであれば、各レジスタを電断前の状態、すなわちスタックに保存されている状態に復帰し（S a 1 8）、復帰コマンドを生成してコマンドバッファに格納し（S a 1 9）、コマンド格納処理を行ってコマンドバッファ内の復帰コマンドを送信データレジスタ5 6 1に転送し（S a 2 0）、割込を許可してS a 2 1）、電断前の最後に実行していた処理に戻る。

20

【0 2 4 4】

このように起動処理では、システムリセット時のみセキュリティモードの後、ユーザモードに移行するのに対してユーザリセット時には、セキュリティモードを省き、ユーザモードから開始するようになっている。

【0 2 4 5】

システムリセット時のセキュリティモードでは、乱数回路5 0 9の設定を行う乱数回路設定処理を行うとともに、乱数回路設定処理において乱数の更新規則の設定や乱数のスタート値の設定などが行われる一方でユーザリセット時には、セキュリティモードは省略され、ユーザモードから開始することとなる。このため、システムリセット時には、乱数の初期値が設定し直されるのに対して、ユーザリセット時には、乱数回路5 0 9の設定は行われず、リセット前からの状態のまま乱数となる数値データの更新が継続されることとなる。また、セキュリティモードの間は、割込が許可されることがなく、ユーザモードへ移行した後に割込が許可されるので、システムリセット時には、割込が許可されるよりも前に、これら乱数回路5 0 9の設定が行われることとなる。

30

【0 2 4 6】

また、システムリセットであるかユーザリセットであるかに関わらず、R A M 5 0 7へのアクセスが許可された後、他の処理を行うことなく、まず、R A M 5 0 7の全ての格納領域（未使用領域及び未使用スタック領域を含む）のR A Mパリティを計算し、その後、計算したR A Mパリティから格納データが正常か否かの判定を行う前に、R A M 5 0 7の格納データが正常か否かに関わらず共通して行う必要のある処理として、打止機能、自動精算機能の有効／無効の設定、各スイッチの入力データ、確定データ、エッジデータのクリア、電断フラグのクリア、ドア開放検出スイッチ2 5の検出状態の監視間隔を計時するドア監視タイマの値、ドア開放検出スイッチ2 5からの検出信号の入力状態の履歴のクリア、ドアコマンド送信要求2のクリア及びドアコマンド送信要求1の設定、乱数値レジスタ5 5 9 Aからの乱数値の読み出し、を行い、その後、R A Mパリティに基づいてR A M 5 0 7の格納データが正常か否かの判定を行うようになっている。

40

50

【0247】

図30は、メイン制御部41が実行するエラー処理の制御内容を示すフローチャートである。

【0248】

エラー処理では、まず、現在の遊技補助表示器12の表示状態をスタックに退避し（Sb1）、レジスタに格納されているエラーコードを遊技補助表示器12に表示し（Sb2）、エラーコードがRAM異常エラーであるか否かを判定し（Sb3）、RAM異常エラーを示すエラーコードである場合には、いずれの処理も行わないループ処理に移行する。

【0249】

Sb3のステップにおいてRAM異常エラーを示すエラーコードではないと判定された場合には、エラー状態の発生及びその種類を示すエラーコマンドを生成し、コマンドバッファに格納し（Sb4）、コマンド格納処理を行ってコマンドバッファ内のエラーコマンドを送信データレジスタ561に転送する（Sb5）。 10

【0250】

次いで、リセット／設定スイッチ38のoffからonの変化が検出されたか否かを判定し（Sb6）、リセット／設定スイッチ38のoffからonの変化が検出されていないければ、更にリセットスイッチ23のoffからonの変化が検出されているか否かを判定し（Sb7）、リセットスイッチ23のoffからonの変化も検出されていないければ、Sb6のステップに戻る。すなわちリセット／設定スイッチ38またはリセットスイッチ23のoffからonの変化が検出されるまで、遊技の進行が不能な状態で待機する。 20

【0251】

そして、Sb6のステップにおいてリセット／設定スイッチ38のoffからonの変化が検出された場合、またはSb7のステップにおいてリセットスイッチ23のoffからonの変化が検出された場合には、スイッチの検出状態がoffからonに変化した旨またはonからoffに変化した旨を示すエッジデータ（offからonに変化した場合には立ち上がりエッジと呼び、onからoffに変化した場合には立ち下がりエッジと呼ぶ）をクリアし（Sb8）、レジスタに格納されているエラーコードをクリアし（Sb9）、遊技補助表示器12の表示状態をSb1のステップにおいてスタックに退避した表示状態に復帰させ（Sb10）、エラー状態が解除された旨を示すエラーコマンドを生成してコマンドバッファに格納し（Sb11）、コマンド格納処理を行ってコマンドバッファ内のエラーコマンドを送信データレジスタ561に転送した後（Sb12）、もとの処理に戻る。 30

【0252】

このようにエラー処理においては、RAM異常以外によるエラー処理であれば、リセット／設定スイッチ38またはリセットスイッチ23が操作されることで、エラー状態を解除してもとの処理に復帰するが、RAM異常によるエラー処理であれば、リセット／設定スイッチ38またはリセットスイッチ23が操作されてもエラー状態が解除され、元の状態に復帰することはない。

【0253】

図31は、メイン制御部41が実行する設定変更処理の制御内容を示すフローチャートである。 40

【0254】

設定変更処理では、まず、RAM507の設定値ワークに格納されている設定値を読み出して、読み出した値を表示値とし（Sc1）、表示値が設定可能な範囲（1～6）外か否かを判定し（Sc2）、表示値が設定可能な範囲内であればSc4のステップに進み、表示値が設定可能な範囲外であれば、表示値を1に補正し、Sc5のステップに進む。

【0255】

Sc5のステップでは、設定値表示器24に表示値を表示させた後、リセット／設定スイッチ38とスタートスイッチ7のoffからonの変化の検出待ちの状態となり（Sc5、Sc6）、Sc5のステップにおいてリセット／設定スイッチ38のoffからon 50

の変化が検出されると、エッジデータをクリアし（S c 9）、表示値を1加算し（S c 10）、S c 2のステップに戻る。

【0256】

また、S c 6のステップにおいてスタートスイッチ7のo f fからo nの変化が検出された場合には、エッジデータをクリアし（S c 9）、さらに後述の確定データを参照して他のスイッチがo nの状態か否かを判定し（S c 10）、いずれかのスイッチがo nの状態であれば、S c 5のステップに戻り、いずれのスイッチもo nの状態でなければ、設定値表示器24に表示されている値を0に更新し（S c 11）、設定キースイッチ37がo f fの状態となるまで待機する（S c 12）。

【0257】

S c 11のステップにおいて設定キースイッチ37のo f fが判定されると、表示値を設定値ワークに格納して（S c 13）、設定の終了及び新たな設定値を示す設定コマンドを生成してコマンドバッファに格納し（S c 14）、コマンド格納処理を行ってコマンドバッファ内の設定コマンドを送信データレジスタ561に転送し（S c 15）、ゲーム処理に移行する。

【0258】

図32は、メイン制御部41が実行するゲーム処理の制御内容を示すフローチャートである。

【0259】

ゲーム処理では、B E T処理（S d 1）、内部抽選処理（S d 2）、リール回転処理（S d 3）、入賞判定処理（S d 4）、払出処理（S d 5）、ゲーム終了時処理（S d 6）を順に実行し、ゲーム終了時処理が終了すると、再びB E T処理に戻る。

【0260】

S d 1のステップにおけるB E T処理では、賭数を設定可能な状態で待機し、遊技状態に応じた規定数の賭数が設定され、スタートスイッチ7が操作された時点でゲームを開始させる処理を実行する。

【0261】

S d 2のステップにおける内部抽選処理では、S d 1のステップにおけるスタートスイッチ7の検出によるゲーム開始と同時にラッチされた内部抽選用の乱数値に基づいて上記した各役への入賞を許容するかどうかを決定する処理を行う。この内部抽選処理では、それぞれの抽選結果に基づいて、R A M 507に当選フラグが設定される。

【0262】

S d 3のステップにおけるリール回転処理では、各リール2 L、2 C、2 Rを回転させる処理、遊技者によるストップスイッチ8 L、8 C、8 Rの操作が検出されたことに応じて対応するリール2 L、2 C、2 Rの回転を停止させる処理を実行する。

【0263】

S d 4のステップにおける入賞判定処理では、S d 3のステップにおいて全てのリール2 L、2 C、2 Rの回転が停止したと判定した時点で、各リール2 L、2 C、2 Rに導出された表示結果に応じて入賞が発生したか否かを判定する処理を実行する。

【0264】

S d 5のステップにおける払出処理では、S d 4のステップにおいて入賞の発生が判定された場合に、その入賞に応じた払出枚数に基づきクレジットの加算並びにメダルの払出等の処理を行う。

【0265】

S d 6のステップにおけるゲーム終了時処理では、次のゲームに備えて遊技状態を設定する処理を実行する。

【0266】

また、ゲーム処理では、ゲームの進行制御に応じてコマンドを生成してコマンドバッファに設定し、直後にコマンド格納処理を実行することでコマンドバッファに格納されたコマンドがシリアル通信回路511の送信データレジスタ561に転送され、サブ制御部9

10

20

30

40

50

1 に送信されるようになっている。

【0267】

図33～図35は、メイン制御部41がSd1のステップにおいて実行するBET処理の制御内容を示すフローチャートである。

【0268】

BET処理では、まず、RAM507において賭数の値が格納されるBETカウンタの値をクリアし（Se1）、遊技状態に応じた規定数をRAM507に設定し（Se2）、RAM507にリプレイゲームである旨を示すリプレイゲームフラグが設定されているか否かに基づいて当該ゲームがリプレイゲームであるか否かを判定する（Se3）。

【0269】

Se3のステップにおいて当該ゲームがリプレイゲームであると判定された場合には、賭数が3加算された旨を示すBETコマンドを生成してコマンドバッファに格納し（Se4）、コマンド格納処理を行ってコマンドバッファ内のBETコマンドを送信データレジスタ561に転送し（Se5）、BETカウンタの値を1加算し（Se6）、RAM507に設定された賭数の規定数を参照し、BETカウンタの値が規定数であるか否か、すなわちゲームの開始条件となる賭数が設定されているか否かを判定し（Se7）、BETカウンタの値が規定数でなければSe6のステップに戻り、BETカウンタの値が規定数であれば、メダルの投入不可を示す投入不可フラグをRAM507に設定し（Se8）、Se10のステップに進む。

【0270】

Se3のステップにおいて当該ゲームがリプレイゲームでないと判定されれば、投入待ち前の設定を行い（Se9）、Se10のステップに進む。投入待ち前の設定では、RAM507に設定されている投入不可フラグをクリアし、メダルの投入が可能な状態とする。

【0271】

Se10のステップでは、レジスタにエラーコードが設定されているか否か、すなわちエラーが検知されたか否かを判定し、エラーコードが設定されていれば、図30に示すエラー処理に移行する。

【0272】

Se10のステップにおいてエラーコードが設定されていなければ、RAM507に投入不可フラグが設定されているか否かに基づいてメダルの投入が可能な状態か否かを判定する（Se11）。Se11のステップにおいてメダルの投入が可能な状態であると判定された場合には、流路切替ソレノイド30をonの状態とし、メダルの流路をホッパータンク側の経路としてメダルの投入が可能な状態とし（Se12）、Se14のステップに進み、メダルの投入が可能な状態でないと判定された場合には、流路切替ソレノイド30をoffの状態とし、メダルの流路をメダル払出口9側の経路として新たなメダルの投入を禁止し（Se13）、Se14のステップに進む。

【0273】

Se14のステップにおいては、設定キースイッチ37がonの状態か否かを判定し、設定キースイッチ37がonであれば、BETカウンタの値が0か否かを判定する（Se15）。そして、Se15のステップにおいてBETカウンタの値が0であれば、設定確認開始を示す設定確認コマンドを生成してコマンドバッファに格納し（Se16）、コマンド格納処理を行ってコマンドバッファ内の設定確認コマンドを送信データレジスタ561に転送し（Se17）、設定確認処理（Se18）、すなわち設定確認状態に移行する。Se18のステップにおける設定確認処理が終了した後は、Se10のステップに戻る。

【0274】

Se14のステップにおいて設定キースイッチ37がonではない場合またはSe15のステップにおいてBETカウンタの値が0ではない場合には、Se19のステップに進み、投入メダルセンサ31により投入メダルの通過が検出されたか否か、すなわち投入メ

10

20

30

40

50

ダルの通過が検出された旨を示す投入メダルフラグの有無を判定する。S e 1 9のステップにおいて投入メダルの通過が検出されていなければ、S e 3 1のステップに進み、投入メダルの通過が検出されていれば、投入メダルフラグをクリアし（S e 2 0）、R A M 5 0 7に投入不可フラグが設定されているか否かに基づいてメダルの投入が可能な状態か否かを判定し（S e 2 1）、メダルの投入が可能な状態でなければS e 3 1のステップに進む。

【0 2 7 5】

S e 2 1のステップにおいてメダルの投入が可能な状態であれば、R A M 5 0 7に設定された賭数の規定数を参照し、B E Tカウンタの値が規定数であるか否かを判定し（S e 2 2）、B E Tカウンタの値が規定数でなければ、B E Tカウンタの値を1加算し（S e 2 3）、賭数が1加算された旨を示すB E Tコマンドを生成してコマンドバッファに格納し（S e 2 4）、コマンド格納処理を行ってコマンドバッファ内のB E Tコマンドを送信データレジスタ5 6 1に転送し（S e 2 5）、S e 9のステップに戻る。

10

【0 2 7 6】

S e 2 2のステップにおいてB E Tカウンタの値が規定数であれば、R A M 5 0 7においてクレジットの値が格納されるクレジットカウンタの値を1加算し（S e 2 6）、現在のクレジットカウンタの値を示すクレジットコマンドを生成してコマンドバッファに格納し（S e 2 7）、コマンド格納処理を行ってコマンドバッファ内のクレジットコマンドを送信データレジスタ5 6 1に転送し（S e 2 8）、クレジットカウンタの値が上限値である5 0であるか否かを判定し（S e 2 9）、クレジットカウンタの値が5 0でなければ、S e 9のステップに戻り、クレジットカウンタの値が5 0であれば投入不可フラグをR A M 5 0 7に設定し（S e 3 0）、S e 9のステップに戻る。

20

【0 2 7 7】

S e 3 1のステップでは、スタートスイッチ7のo f fからo nの変化が検出されているか否か、すなわちスタートスイッチ7の立上りを示す立上りエッジが設定されているか否かを判定する。

【0 2 7 8】

S e 3 1のステップにおいてスタートスイッチ7のo f fからo nの変化が検出されていないと判定された場合には、S e 4 1のステップに進み、スタートスイッチ7のo f fからo nの変化が検出されていれば、割込を禁止し（S e 3 2）、エッジデータをクリアし（S e 3 3）、後述する確定データに基づいて他のスイッチがo nの状態か否かを判定し（S e 3 4）、いずれかのスイッチがo nの状態であれば割込を許可して（S e 3 5）、S e 9のステップに戻る。

30

【0 2 7 9】

S e 3 4のステップにおいて他のスイッチがいずれもo nの状態でなければさらにR A M 5 0 7に設定された賭数の規定数を参照し、B E Tカウンタの値が規定数であるか、すなわちゲームの開始条件となる賭数が設定されているか否かを判定する（S e 3 6）。

【0 2 8 0】

S e 3 6のステップにおいてB E Tカウンタの値が規定数でなければ、割込を許可して（S e 3 5）、S e 9のステップに戻り、B E Tカウンタの値が規定数であれば、乱数値格納ワークの値を内部抽選用の乱数値として抽選用ワークに設定し（S e 3 7）、割込を許可し（S e 3 8）、投入不可フラグをR A M 5 0 7に設定するとともに、流路切替ソレノイド3 0をo f fの状態とし、メダルの流路をメダル払出口9側の経路として新たなメダルの投入を禁止し（S e 3 9）、ゲーム開始時の設定を行う（S e 4 0）。そして、S e 4 0のステップの後、B E T処理を終了して図3 2のフローチャートに復帰する。

40

【0 2 8 1】

このようにスタートスイッチ7のo f fからo nへの変化が検出された後、当該スタートスイッチ7の操作が無効とされるか、有効と判断され、乱数値格納ワークの値を抽選用ワークに設定するまでの間、割込が禁止されるようになっており、この間にタイマ割込処理（メイン）が実行され、乱数値格納ワークの値が書き換わってしまうことが防止される

50

ようになっている。

【0282】

Se 41のステップにおいては、1枚BETスイッチ5のoffからonの変化が検出されているか否か、すなわち1枚BETスイッチ5の立上りを示す立上りエッジが設定されているか否かを判定する。Se 41のステップにおいて1枚BETスイッチ5のoffからonの変化が検出されていなければ、Se 49のステップに進み、1枚BETスイッチ5のoffからonの変化が検出されていればエッジデータをクリアし（Se 42）、RAM 507に設定された賭数の規定数を参照し、BETカウンタの値が規定数であるか否かを判定する（Se 43）。Se 46のステップにおいてBETカウンタの値が規定数であればSe 9のステップに戻り、BETカウンタの値が規定数でなければ、クレジットカウンタの値が0であるか否かを判定し（Se 44）、クレジットカウンタの値が0であればSe 9のステップに戻る。Se 47のステップにおいてクレジットカウンタの値が0でなければ、クレジットカウンタの値を1減算し（Se 45）、BETカウンタの値を1加算して（Se 46）、賭数が1加算された旨を示すBETコマンドを生成してコマンドバッファに格納し（Se 47）、コマンド格納処理を行ってコマンドバッファ内のBETコマンドを送信データレジスタ561に転送し（Se 48）、Se 9のステップに戻る。

10

【0283】

Se 49のステップにおいては、MAX BETスイッチ6のoffからonの変化が検出されているか否か、すなわちMAX BETスイッチ6の立上り示す立上りエッジが設定されているか否かを判定する。Se 49のステップにおいてMAX BETスイッチ6のoffからonの変化が検出されていなければ、Se 58のステップに進み、MAX BETスイッチ6のoffからonの変化が検出されていれば、エッジデータをクリアし（Se 50）、RAM 507に設定された賭数の規定数を参照し、BETカウンタの値が規定数であるか否かを判定する（Se 51）。Se 51のステップにおいてBETカウンタの値が規定数であれば、Se 55のステップに進み、BETカウンタの値が規定数でなければ、クレジットカウンタの値が0であるか否かを判定し（Se 52）、クレジットカウンタの値が0であれば、Se 55のステップに進む。Se 52のステップにおいてクレジットカウンタの値が0でなければ、クレジットカウンタの値を1減算し（Se 53）、BETカウンタの値を1加算して（Se 54）、Se 51のステップに戻る。Se 55のステップでは、BETカウンタが加算されたか否かを判定し、BETカウンタが加算されていなければ、Se 9のステップに戻り、BETカウンタが加算されていれば、加算された数分賭数が加算された旨を示すBETコマンドを生成してコマンドバッファに格納し（Se 56）、コマンド格納処理を行ってコマンドバッファ内のBETコマンドを送信データレジスタ561に転送し（Se 57）、Se 9のステップに戻る。

20

30

【0284】

Se 58のステップにおいては、精算スイッチ10のoffからonの変化が検出されているか否か、すなわち精算スイッチ10の立上りを示す立上りエッジが設定されているか否かを判定する。Se 58のステップにおいて精算スイッチ10のoffからonの変化が検出されていなければ、Se 9のステップに戻り、精算スイッチ10のoffからonの変化が検出されていれば、エッジデータをクリアし（Se 59）、RAM 507にリプレイゲームフラグが設定されているか否かに基づいて当該ゲームがリプレイゲームであるか否かを判定し（Se 60）、当該ゲームがリプレイゲームであればSe 9のステップに戻る。Se 60のステップにおいて当該ゲームがリプレイゲームでなければ、BETカウンタの値が0か否かを判定し（Se 61）、BETカウンタの値が0であればSe 63のステップに進み、BETカウンタの値が0でなければ、既に設定済み賭数の精算を行う旨を示す賭数精算フラグをRAM 507に設定し（Se 62）、Se 63のステップに進む。Se 63のステップにおいては、ホッパーモータ34bを駆動してクレジットカウンタまたはBETカウンタに格納された値分のメダルを払い出す制御、すなわちクレジットとして記憶されているメダルまたは賭数の設定に用いられたメダルを返却する制御が行われる精算処理を行う。そして、Se 63のステップにおける精算処理の後、RAM 507

40

50

に設定されている投入不可フラグをクリアして（S e 6 4）、S e 9のステップに戻る。

【0 2 8 5】

図3 6及び図3 7は、メイン制御部4 1がS d 3のステップにおいて実行するリール回転処理の制御内容を示すフローチャートである。

【0 2 8 6】

リール回転処理では、まず、フリーズ抽選を実行する（S i 1）。フリーズ抽選では、内部抽選の結果等に基づいてフリーズ状態に制御するか否か、フリーズ状態に制御する場合にはその実行時期について決定する。

【0 2 8 7】

S i 1のステップにおけるフリーズ抽選の後、前のゲームのリール回転開始時点からウェイトタイム（本実施例では、約4. 1秒）が経過したか否かを判定し（S i 2）、ウェイトタイムが経過していなければ、ウェイトタイムが経過するまで待機する。

【0 2 8 8】

そして、S i 2のステップにおいてウェイトタイムが経過していれば、ウェイトタイムを新たに設定する（S i 3）。

【0 2 8 9】

次いで、リールモータの回転開始時の設定を行い、リールの回転を開始させる（S i 4）。そして、回転中のリール別に仮想滑りコマテーブルの滑りコマ数を設定する滑りコマ数設定処理を行い（S i 5）、停止準備完了時の設定を行う（S i 6）。これにより、停止操作を有効化させることが可能な状態となり、その後、タイマ割込処理（メイン）の原点通過時処理において、リールの定速回転が検出された時点で、停止操作が有効となる。

【0 2 9 0】

次いで、フリーズ条件が成立しているか否か、すなわちフリーズ抽選にてフリーズ状態に制御する旨が決定され、かつフリーズ状態に制御する時期であるかを判定し（S i 7）、フリーズ条件が成立していなければ、S i 9のステップに進み、フリーズ条件が成立していれば、フリーズ状態の時間を計時するためにRAM 5 0 7に割り当てられたフリーズタイマカウンタに規定値を設定し（S i 8）、S i 9のステップに進む。フリーズタイマカウンタの値は、タイマ割込処理（メイン）が4回実行される毎に1ずつ減算される。

【0 2 9 1】

S i 9のステップにおいては、フリーズタイマカウンタの値が0か否か、すなわちフリーズ状態に制御されているか否かを判定する。S i 9のステップにおいてフリーズタイマカウンタの値が0ではない場合、すなわちフリーズ状態に制御されている場合には、フリーズタイマカウンタの値が0となるまで待機する。

【0 2 9 2】

S i 9のステップにおいてフリーズタイマカウンタの値が0の場合、すなわちフリーズ状態に制御されていない場合（当初からフリーズ状態に制御されていない場合、またはフリーズ状態が終了した場合）には、いずれかのストップスイッチのo f fからo nの変化が検出されたか否か、すなわちいずれかのストップスイッチの立ち上がりを示す立ち上がりエッジが設定されているか否かを判定し（S i 1 0）、いずれのストップスイッチのo f fからo nの変化も検出されていないければ、リール回転エラー（一定期間以上、リールセンサ3 3によりリール基準位置が検出されない場合に判定されるエラー）が発生したか否かを判定し（S i 1 1）、リール回転エラーが発生していなければ、更に、投入エラー（メダルの投入が許可されている期間以外で、メダルの投入を検出した場合に判定されるエラー）が発生したか否か、及び払出エラー（メダルの払出が許可されている期間以外で、メダルの払出を検出した場合に判定されるエラー）が発生したか否かを判定し（S i 1 2、S i 1 3）、S i 1 1～S i 1 3のステップにおいていずれのエラーの発生も判定されなければ、S i 9のステップに戻る。

【0 2 9 3】

また、S i 1 2のステップにおいて投入エラーの発生が判定された場合、またはS i 1 3のステップにおいて払出エラーが判定された場合には、リール回転中の投入・払出エラ

10

20

30

40

50

ーを示すエラーコードをレジスタに設定し（S i 1 4）、図 3 0 に示すエラー処理に移行する（S i 1 7）。そして、エラーが解除された場合には、再び S i 9 のステップに戻る。

【0 2 9 4】

また、S i 1 1 のステップにおいてリール回転エラーの発生が判定された場合には、リール回転エラーを示すエラーコードをレジスタに設定し（S i 1 6）、図 3 0 に示すエラー処理に移行する（S i 1 7）。これに伴い、リールの回転も一時的に停止する。そして、エラーが解除された場合には、再び S i 4 のステップに戻り、リールの回転が再開する。

【0 2 9 5】

また、S i 1 0 のステップにおいていずれかのストップスイッチの o f f から o n の変化が検出された場合には、エッジデータをクリアし（S i 1 8）、他のスイッチが o n の状態か否かを判定し（S i 1 9）、他のスイッチが 1 つでも o n の状態であれば S i 1 0 のステップに戻る。

【0 2 9 6】

S i 1 9 のステップにおいて他のスイッチが全て o f f の状態であれば、o f f から o n の変化が検出されたストップスイッチに対応するリールモータにおける、その時点のリール基準位置からのステップ数（停止操作位置となるステップ数）を取得し、停止リールに対応するワークに設定した後（S i 2 0）、リール停止コマンドを生成してコマンドバッファに格納し（S i 2 1）、コマンド格納処理を行ってコマンドバッファ内の B E T コマンドを送信データレジスタ 5 6 1 に転送し（S i 2 2）、停止操作に対応するリールの回転が停止するまで待機する（S i 2 3）。

【0 2 9 7】

そして、停止操作に対応するリールの回転が停止すると、全てのリールが停止したか否かを判定し（S i 2 4）、全てのリールが停止していなければ、S i 5 のステップに戻り、全てのリールが停止していれば、リール回転処理を終了して、図 3 2 のフローチャートに復帰する。

【0 2 9 8】

図 3 8 及び図 3 9 は、メイン制御部 4 1 が一定間隔（0 . 5 6 m s の間隔）で起動処理やゲーム処理に割り込んで実行するタイマ割込処理（メイン）の制御内容を示すフローチャートである。尚、タイマ割込処理（メイン）の実行期間中は自動的に他の割込が禁止される。

【0 2 9 9】

タイマ割込処理（メイン）においては、まず、使用中のレジスタをスタック領域に退避した後（S k 1）、停電判定処理を行う。停電判定処理では、電断検出回路 4 8 から電圧低下信号が入力されているか否かを判定し、電圧低下信号が入力されていれば、前回の停電判定処理でも電圧低下信号が入力されていたか否かを判定し、前回の停電判定処理でも電圧低下信号が入力されていた場合には停電と判定し、その旨を示す電断フラグを設定する。

【0 3 0 0】

S k 2 のステップにおける停電判定処理の後、電断フラグが設定されているか否かを判定し（S k 3）、電断フラグが設定されていないければ、S k 4 に進み、電断フラグが設定されていた場合には、後述する電断処理（メイン）に移行する。

【0 3 0 1】

S k 4 のステップでは、シリアル通信回路 5 1 1 のステータスレジスタ 5 6 3 の値を取得し、R A M 5 0 7 に格納し、S k 5 のステップに進み、入力ポートから各種スイッチ類の検出データを入力するポート入力処理を行う。

【0 3 0 2】

次いで、4 種類のタイマ割込 1 ～ 4 から当該タイマ割込処理（メイン）において実行すべきタイマ割込を識別するための分岐用カウンタを 1 進める（S k 6）。S k 6 のステッ

10

20

30

40

50

プでは、分岐用カウンタ値が0～2の場合に1が加算され、カウンタ値が3の場合に0に更新される。すなわち分岐用カウンタ値は、タイマ割込処理（メイン）が実行される毎に、0→1→2→3→0・・・の順番でループする。

【0303】

次いで、分岐用カウンタ値を参照して2または3か、すなわちタイマ割込3またはタイマ割込4かを判定し（S k 7）、タイマ割込3またはタイマ割込4ではない場合、すなわちタイマ割込1またはタイマ割込2の場合には、リールモータ3 2 L、3 2 C、3 2 Rの始動時または定速回転中か否かを確認し、リールモータ3 2 L、3 2 C、3 2 Rの始動時または定速回転中であれば、後述するS k 1 1のモータステップ処理において変更した位相信号データや後述するS k 2 4の最終停止処理において変更した位相信号データを出力するモータ位相信号出力処理を実行する（S k 8）。 10

【0304】

次いで、分岐用カウンタ値を参照して1か否か、すなわちタイマ割込2か否かを判定し（S k 9）、タイマ割込2ではない場合、すなわちタイマ割込1の場合には、リールモータ3 2 L、3 2 C、3 2 Rの始動時のステップ時間間隔の制御を行うリール始動処理（S k 1 0）、リールモータ3 2 L、3 2 C、3 2 Rの位相信号データの変更を行うモータステップ処理（S k 1 1）、リールモータ3 2 L、3 2 C、3 2 Rの停止後、一定時間経過後に位相信号を1相励磁に変更するモータ位相信号スタンバイ処理（S k 1 2）を順次実行した後、S k 2 6のステップに進む。 20

【0305】

また、S k 9のステップにおいてタイマ割込2の場合には、各種表示器をダイナミック点灯させるL E Dダイナミック表示処理（S k 1 3）、各種L E D等の点灯信号等のデータを出力ポートへ出力する制御信号等出力処理（S k 1 4）、各種時間カウンタを更新する時間カウンタ更新処理（S k 1 5）、ドア開放検出スイッチ2 5の検出状態の監視、ドアコマンドの送信要求などを行うドア監視処理（S k 1 6）、ドアコマンドや操作検出コマンドのシリアル通信回路5 1 1への転送等を行うコマンド送信処理（S k 1 7）、外部出力信号を更新する外部出力信号更新処理（S k 1 8）を順次実行した後、S k 2 6のステップに進む。

【0306】

また、S k 7のステップにおいてタイマ割込3またはタイマ割込4であれば、更に、分岐用カウンタ値を参照して3か否か、すなわちタイマ割込4か否かを判定し（S k 1 9）、タイマ割込4でなければ、すなわちタイマ割込3であれば、回転中のリール2 L、2 C、2 Rの原点通過（リール基準位置の通過）をチェックし、リール回転エラーの発生を検知するとともに、停止準備が完了しているか（停止準備完了コードが設定されているか）を確認し、停止準備が完了しており、かつ定速回転中であれば、回転中のリールに対応するストップスイッチの操作を有効化する原点通過時処理（S k 2 0）、スイッチ類の検出状態に変化があったか否かの判定、操作検出コマンドの送信要求等を行うスイッチ入力判定処理（S k 2 1）、乱数値レジスタR 1 Dから数値データを読み出して乱数値格納ワークに格納する乱数値読出処理（S k 2 2）を順次実行した後、S k 2 6のステップに進む。 30 40

【0307】

また、S k 1 9のステップにおいてタイマ割込4であれば、ストップスイッチ8 L、8 C、8 Rの検出に伴って停止リールのワークに停止操作位置が格納されたときに、停止リールのワークに格納された停止操作位置から停止位置を決定し、何ステップ後に停止すれば良いかを算出する停止スイッチ処理（S k 2 3）、停止スイッチ処理で算出された停止までのステップ数をカウントして、停止する時期になったら2相励磁によるブレーキを開始する停止処理（S k 2 4）、停止処理においてブレーキを開始してから一定時間後に3相励磁とする最終停止処理（S k 2 5）を順次実行した後、S k 2 6のステップに進む。

【0308】

S k 2 6のステップでは、S k 1においてスタック領域に退避したレジスタを復帰し、 50

割込前の処理に戻る。

【0309】

このように本実施例では、一定間隔毎に基本処理に割り込んでタイマ割込処理（メイン）を実行するとともに、タイマ割込処理（メイン）を実行する毎に処理カウンタを更新し、処理カウンタ値に応じて定められた処理を行うようになっており、一度のタイマ割込処理（メイン）に要する負荷を分散できるうえに、処理カウンタ値に関わらず、電圧低下信号に基づいて電断の条件が成立しているか否かを判定する停電判定処理を行い、電断の条件が成立していれば、電断処理を行うようになっており、電断が検知された場合には速やかに電断処理を行うことが可能となる。

【0310】

また、タイマ割込処理（メイン）内で、電断の条件が成立しているか否かの判定を行い、電断の条件が成立していれば、そのまま電断処理に移行することとなり、タイマ割込処理（メイン）の実行中に電断に伴う割込が発生することもないため、タイマ割込処理（メイン）の実行中に電断処理を割り込ませたり、タイマ割込処理（メイン）の終了を待って電断に伴う割込処理を行う必要がないため、電断条件の成立に伴う処理が複雑化してしまうことがない。

【0311】

図40は、メイン制御部41が前述したタイマ割込処理（メイン）のタイマ割込3内において実行するスイッチ入力判定処理の制御内容を示すフローチャートである。

【0312】

スイッチ入力判定処理では、ポート入力処理において取得した各スイッチの入力データを更新し（Sk101）、前回の入力データが示す検出状態と今回の入力データが示す検出状態とが同じであるか否かを判定し（Sk102）、前回の入力データが示す検出状態と今回の入力データが示す検出状態とが同じでなければ、図39のフローチャートに復帰する。

【0313】

Sk102のステップにおいて、前回の入力データが示す検出状態と今回の入力データが示す検出状態とが同じ場合、すなわち2.24msの間同じ検出状態を示している場合には、該当するスイッチの確定データを更新し（Sk103）、Sk104のステップに進む。Sk103のステップでは、今回の確定データを前回の確定データに移動し、前回と今回が同じと判定された入力データが示す検出状態を今回の確定データとして設定する。

【0314】

Sk104のステップでは、更新後の前回の確定データと今回の確定データとが同じか否かを判定し、全てのスイッチについて前回の確定データと今回の確定データとが同じであれば、エッジデータをクリアし（Sk105）、図39のフローチャートに復帰する。

【0315】

Sk104のステップにおいていずれか1つのスイッチでも前回の確定データと今回の確定データとが同じでなければ、前回の確定データと今回の確定データとが異なるスイッチについてoffからonに変化したかを判定し（Sk106）、offからonに変化したスイッチがなければSk108のステップに進み、offからonに変化したスイッチがある場合には、該当するスイッチがoffからonに変化した旨を示す立上りエッジを設定した後（Sk107）、Sk108のステップに進む。

【0316】

Sk108のステップでは、前回の確定データと今回の確定データとが異なるスイッチについてonからoffに変化したかを判定し、onからoffに変化したスイッチがなければ、Sk110に進み、onからoffに変化したスイッチがある場合には、該当するスイッチがonからoffに変化した旨を示す立下りエッジを設定し（Sk109）、Sk110のステップに進む。

【0317】

S k 1 1 0 のステップでは、前回の確定データと今回の確定データとが同じスイッチがあるか否かを判定し、前回の確定データと今回の確定データとが同じスイッチがなければ、S k 1 1 2 のステップに進み、前回の確定データと今回の確定データとが同じスイッチがあれば、該当するスイッチのエッジデータのみをクリアし (S k 1 1 1)、S k 1 1 2 のステップに進む。

【0318】

S k 1 1 2 では、操作検出コマンド送信要求を設定し、検出状態が変化したスイッチ (エッジデータが設定されているスイッチ)、当該スイッチが o f f から o n に変化したか、o n から o f f に変化したか (立上りエッジか、立下りエッジか)、他のスイッチ (検出状態が変化していないスイッチ) の検出状態 (o n / o f f) を示す操作検出コマンドを生成して R A M 5 0 7 に割り当てられた操作検出コマンド格納領域 (操作検出コマンドが送信されるまで一時的に操作検出コマンドが格納される領域) に格納する (S k 1 1 3) ことで、操作検出コマンドの送信を命令した後、図 3 9 のフローチャートに復帰する。

【0319】

図 4 1 は、メイン制御部 4 1 が前述したタイマ割込処理 (メイン) のタイマ割込 3 内において実行する乱数値読出処理の制御内容を示すフローチャートである。

【0320】

乱数値読出処理では、乱数ラッチフラグレジスタの値に基づいて数値データがラッチされているか否か、すなわち乱数値レジスタ 5 5 9 A に数値データが取り込まれているか否かを判定し (S k 2 0 1)、数値データがラッチされていなければ、乱数値読出処理を終了して図 3 9 に示すフローチャートに復帰する。

【0321】

S k 2 0 1 のステップにおいて数値データがラッチされていれば乱数値レジスタ 5 5 9 A から数値データを読み出し (S k 2 0 2)、乱数値格納ワークに格納されている値を、S k 2 0 2 において読み出した数値データに更新し (S k 2 0 3)、乱数値読出処理を終了して図 3 9 に示すフローチャートに復帰する。

【0322】

尚、S k 2 0 2 のステップにおいて乱数値レジスタ 5 5 9 から数値データが読み出されると乱数ラッチフラグレジスタがクリアされ、乱数値レジスタ 5 5 9 への新たな数値データの取込が許可されることとなる。

【0323】

図 4 2 は、メイン制御部 4 1 が前述したタイマ割込処理 (メイン) のタイマ割込 2 内において実行するドア監視処理の制御内容を示すフローチャートである。

【0324】

ドア監視処理では、まず、ドア開放検出スイッチ 2 5 の入力状態の履歴 (ポート入力処理において取得したドア開放検出スイッチ 2 5 の正論理化した検出信号の確定状態を約 1 0 0 m s 論理和し続けた値) であるドアセンサ履歴を更新する (S k 3 0 1)。すなわちドア開放検出スイッチ 2 5 の正論理化した検出信号の確定状態とドアセンサ履歴との論理和をとって新たなドアセンサ履歴とする。

【0325】

次いで、ドア監視タイマの値が 0 か否か、すなわち前回の監視から約 1 0 0 m s が経過したか否かを判定し (S k 3 0 2)、ドア監視タイマの値が 0 でなければ、ドア監視タイマの値を 1 減算し (S k 3 0 3)、ドア監視処理を終了し、図 3 8 のフローチャートに復帰する。

【0326】

S k 3 0 2 のステップにおいてドア監視タイマの値が 0 であれば、ドア監視タイマの値として 4 4 を設定し (S k 3 0 4)、新たに 1 0 0 m s の計時を開始する。そしてドアセンサ履歴をレジスタに取得し、R A M 5 0 7 のドアセンサ履歴をクリアした後 (S k 3 0 5)、レジスタに取得したドアセンサ履歴が示すドア開放検出スイッチ 2 5 の検出状態と、R A M 5 0 7 に割り当てられたドアコマンド格納領域 (ドアコマンドが送信されるまで

10

20

30

40

50

一時的にドアコマンドが格納される領域であり、ドア開放検出スイッチ 25 の検出状態が変化することで新たな検出状態を示すドアコマンドに更新される) に格納されているドアコマンドが示すドア開放検出スイッチ 25 の検出状態と、を比較し、ドア開放検出スイッチ 25 の検出状態に変化があるか否かを判定する (S k 3 0 6)。

【0327】

S k 3 0 6 のステップにおいてドア開放検出スイッチ 25 の検出状態に変化がなければ、ドアコマンド送信要求 1 が設定されているか否か、すなわちメイン制御部 41 の起動またはゲームの終了に伴いドアコマンドの送信が要求されているか否かを判定し (S k 3 0 7)、ドアコマンド送信要求 1 が設定されていなければ、ドア監視処理を終了し、図 38 のフローチャートに復帰する。

10

【0328】

S k 3 0 6 のステップにおいてドア開放検出スイッチ 25 の検出状態に変化がある場合、または S k 3 0 7 のステップにおいてドアコマンド送信要求 1 が設定されている場合には、ドアコマンド送信要求 1 をクリアするとともに、ドアコマンド送信要求 2 を設定し (S k 3 0 8)、取得したドアセンサ履歴 (変化後のドア開放検出スイッチ 25 の検出状態) に基づくドアコマンドを生成してドアコマンド格納領域に格納する (S k 3 0 9) ことで、変化後のドアコマンドの送信を命令した後、ドア監視処理を終了し、図 38 のフローチャートに復帰する。

【0329】

図 43 は、メイン制御部 41 が前述したタイマ割込処理 (メイン) のタイマ割込 2 内において実行するコマンド送信処理の制御内容を示すフローチャートである。

20

【0330】

コマンド送信処理では、まず、当該コマンド送信処理が行われるタイマ割込処理 (メイン) の S k 4 のステップにおいて取得したシリアル通信回路 511 のステータスレジスタ 563 の値に基づいてシリアル通信回路 511 がコマンドを送信中か否かを判定し (S k 401)、シリアル通信回路 511 がコマンドの送信中であれば、コマンド送信処理を終了し、図 38 に示すフローチャートに復帰する。

【0331】

S k 401 のステップにおいてシリアル通信回路 511 がコマンドの送信中でなければ、ドアコマンド送信要求 2 が設定されているか、すなわちドアコマンドの送信が命令されているか否かを判定する (S k 402)。

30

【0332】

S k 402 のステップにおいてドアコマンド送信要求 2 が設定されている場合には、ドアコマンド送信要求 2 をクリアし (S k 403)、ドアコマンド格納領域に設定されているドアコマンドを読み出してコマンドバッファに格納し (S k 404)、コマンド格納処理を行ってコマンドバッファ内のドアコマンドを送信データレジスタ 561 に転送し (S k 408)、図 38 に示すフローチャートに復帰する。

【0333】

S k 402 のステップにおいてドアコマンド送信要求 2 が設定されていない場合には、操作検出コマンド送信要求が設定されているか否か、すなわち操作検出コマンドの送信が命令されているか否かを判定する (S k 405)。

40

【0334】

S k 405 のステップにおいて操作検出コマンド送信要求が設定されていない場合には、図 38 に示すフローチャートに復帰し、操作検出コマンド送信要求が設定されている場合には、操作検出コマンド送信要求をクリアし (S k 406)、操作検出コマンド格納領域に設定されている操作検出コマンドを読み出してコマンドバッファに格納し (S k 407)、コマンド格納処理を行ってコマンドバッファ内の操作検出コマンドを送信データレジスタ 561 に転送し (S k 408)、図 38 に示すフローチャートに復帰する。

【0335】

図 44 は、メイン制御部 41 が前述したタイマ割込処理 (メイン) において電断フラグ

50

が設定されていると判定した場合に実行する電断処理（メイン）の制御内容を示すフローチャートである。

【0336】

電断処理（メイン）においては、まず、使用している可能性がある全てのレジスタをスタック領域に退避する（S m 1）。尚、前述したIレジスタ及びIYレジスタの値は使用されているが、起動時の初期化に伴って常に同一の固定値が設定されるため、ここでは保存されない。

【0337】

次いで、破壊診断用データ（本実施例では、5 A（H））をセットして（S m 2）、全ての出力ポートを初期化する（S m 3）。次いでR A M 5 0 7の全ての格納領域（未使用領域及び未使用スタック領域を含む）の排他的論理和が0になるようにR A Mパリティ調整用データを計算してセットし（S m 4）、R A M 5 0 7へのアクセスを禁止する（S m 5）。

10

【0338】

その後、電圧が低下してC P U 5 0 5が停止するか、ユーザリセット信号が入力されて再起動するか、の待機状態に移行する。この待機状態では、乱数ラッチフラグレジスタの値に基づいて乱数値がラッチされているか否か、すなわち乱数値レジスタ5 5 9 Aに数値データが取り込まれているか否かを判定し（S m 6）、乱数値がラッチされていれば、乱数値レジスタ5 5 9 Aから内部抽選用の乱数値を読み出す（S m 7）ようになっており、これら以外の処理は行われない。S m 7のステップにおいて乱数値レジスタ5 5 9から内部抽選用の乱数値が読み出されると乱数ラッチフラグレジスタがクリアされ、新たな数値データの取込が許可されることとなる。また、S m 7のステップにおいては、内部抽選用の乱数値を読み出すものの、読み出した乱数値を用いる訳ではなく、スタートスイッチ7の操作に応じて新たな乱数値の取込を可能とするためにダミーとして読み出すものである。

20

【0339】

そしてこの待機状態のまま電圧が低下すると内部的に動作停止状態になる。よって、電断時に確実にメイン制御部4 1は動作停止する。また、この待機状態において、電圧が低下せずにユーザリセット信号が入力されると前述した起動処理（メイン）がユーザモードから実行され、R A M 5 0 7の格納データが正常であれば、元の処理に復帰することとなる。

30

【0340】

尚、本実施例では、R A M 5 0 7へのアクセスを禁止した後、乱数値がラッチされているか否かを監視し、乱数値がラッチされている場合にラッチされた乱数値を読み出す処理以外には行わない構成であるが、電圧低下信号の出力状況を監視して、電圧低下信号が入力されなくなった場合に電圧の回復を判定し、起動処理（メイン）のユーザモードからプログラムをスタートさせる構成としても良い。

【0341】

本実施例のメイン制御部4 1は、システムリセットであるかユーザリセットであるかに関わらず、R A M 5 0 7へのアクセスが許可された後、他の処理を行うことなく、まず、R A M 5 0 7の全ての格納領域（未使用領域及び未使用スタック領域を含む）のR A Mパリティを計算し、その後、計算したR A Mパリティから格納データが正常か否かの判定を行う前に、R A M 5 0 7の格納データが正常か否かに関わらず共通して行う必要のある処理を行い、その後、R A Mパリティに基づいてR A M 5 0 7の格納データが正常か否かの判定を行うようになっている。

40

【0342】

このため、これらR A M 5 0 7の格納データが正常か否かに関わらず共通して行う必要のある処理を、R A M 5 0 7の格納データが正常と判定された場合と異常と判定された場合とで個別に実行する必要がないため、起動時の処理に用いるプログラム容量を削減することができる。

50

【0343】

また、メイン制御部41の起動後、RAM507へのアクセスが許可された後、他の処理を行う前にRAMパリティの計算が行われるので、RAM507に対して何らのアクセスも行われる前の状態で算出されたRAMパリティに基づいて格納データが正常か否かの判断が行われるため、データが正常か否かの判定の信頼性を高めることができる。

【0344】

また、電断処理において、RAM507の未使用領域及び未使用スタック領域を含む全てのデータに基づくRAMパリティが0となるようにRAMパリティ調整用データを計算し、格納するとともに、復旧時においてRAM507における未使用領域及び未使用スタック領域を含む全ての領域に格納されているデータに基づいて計算したRAMパリティが0か否かを判定することで、RAM507のデータが正常か否かを判定しているので、当該判定を正確にかつ簡便に行うことができるうえに、未使用領域や未使用スタック領域に不正なプログラムやデータが格納された場合でも、これら不正なプログラムやデータが格納されたまま復帰してしまうことを防止できる。

10

【0345】

また、RAMパリティを計算した後、計算したRAMパリティから格納データが正常か否かの判定を行う前に、RAM507の格納データが正常か否かに関わらず共通して行う処理として、RAM507に格納されている各スイッチ入力データ、確定データ、エッジデータ、すなわち各スイッチの検出状況を示すデータをクリアするようになっており、メイン制御部41の起動時においてRAM507のデータが正常であり、以前の制御状態に復帰させる場合でも以前の制御状態には復帰させない場合でも、割込が許可された後、速やかにスイッチの検出状態のチェックを開始することが可能となる。

20

【0346】

本実施例のスロットマシン1におけるメイン制御部41は、システムリセット時、すなわち電源投入などに伴いシステムリセット信号が入力されたときに、CPU505がROM506などに記憶されているセキュリティチェックプログラム506Aを読み出して実行することにより、セキュリティモードとなる。

【0347】

このときには、セキュリティチェックプログラム506Aに対応した処理としてセキュリティチェック処理が実行される。ここで、メイン制御部41がセキュリティモードとなるセキュリティ時間は、ROM506のプログラム管理エリアに記憶されているセキュリティ時間設定KSESのビット番号[2-0]やビット番号[4-3]に予め格納されたビット値に応じて、一定の固定時間とは異なる時間成分を含むことができる。

30

【0348】

例えば、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“000”以外の値であれば、図10(D)に示す設定内容に対応して、固定時間に加えて予め選択可能な複数の延長時間のいずれかを、セキュリティ時間に含まれる時間成分として設定することができる。また、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値が“00”以外の値であれば、図10(C)に示すショートモード又はロングモードに対応して、システムリセットや電源投入がなされるごとに所定の時間範囲で変化する可変設定時間を、セキュリティ時間に含まれる時間成分として設定することができる。

40

【0349】

こうして設定されたセキュリティ時間が経過するまでは、ROM506に記憶されているユーザプログラムの実行が開始されない。そして、乱数回路509による乱数値となる数値データの生成動作も、メイン制御部41がセキュリティモード中である期間では、開始されないようにすれば良い。これにより、電源投入等のシステムリセットによる動作開始タイミングから、乱数回路509の動作開始タイミングや更新される数値データなどを特定することが困難になり、プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に特別役を当選

50

させるなどの行為を、確実に防止することができる。

【0350】

一例として、スロットマシン1の機種毎に、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値を異なる値に設定する。この場合には、セキュリティモードの延長時間を、スロットマシン1の機種毎に異ならせることができ、スロットマシン1の動作開始タイミングから乱数回路509の動作開始タイミングを特定することが困難になる。また、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値を“01”又は“10”に設定することにより、可変設定時間を、システムリセット毎に異ならせることができる。これにより、スロットマシン1の動作開始タイミングから乱数回路509の動作開始タイミングを特定することは著しく困難になる。

10

【0351】

図45は、メイン制御部41に内蔵された乱数回路509の動作を説明するためのタイミングチャートである。また、図45(A)では、遊技制御基板40に搭載された制御用クロック生成回路42により生成される制御用クロックCLKを示している。図45(B)では、乱数用クロック生成回路43により生成される乱数用クロックCLKを示している。図45(A)及び(B)に示すように、制御用クロックCLKの発振周波数と、乱数用クロックCLKの発振周波数とは、互いに異なる周波数となっており、また、いずれか一方の発振周波数が他方の発振周波数の整数倍になることがない。

【0352】

図45(B)に示すように、乱数用クロックCLKは、タイミングT10, T11, T12, …においてローレベルからハイレベルに立ち上がる。そして、乱数用クロックCLKは、メイン制御部41の乱数用外部クロック端子ERCに供給され、図12に示す乱数回路509が備えるクロック用フリップフロップ552におけるクロック端子CKに入力される。クロック用フリップフロップ552は、逆相出力端子(反転出力端子)QバーからD入力端子へとフィードバックされるラッチ用クロックRCOを、クロック端子CKに入力される乱数用クロックCLKの立ち上がりエッジに応答して取り込み(ラッチして)、正相出力端子(非反転出力端子)Qから乱数更新クロックRGKとして出力する。これにより、乱数更新クロックRGKは、図45(C)に示すように、タイミングT10, T12, T14, …において、ローレベルからハイレベルへと立ち上がり、乱数用クロックCLKの発振周波数の1/2の発振周波数を有する信号となる。例えば、乱数用クロックCLKの発振周波数が20MHzであれば、乱数更新クロックRGKの発振周波数は10MHzとなる。そして、乱数用クロックCLKの発振周波数は制御用クロックCLKの発振周波数の整数倍にも整数分の1にもならないことから、乱数更新クロックRGKの発振周波数は、制御用クロックCLKの発振周波数とは異なる周波数となる。乱数生成回路553は、例えば乱数更新クロックRGKの立ち上がりエッジに応答して、カウント値順列RCNにおける数値データを更新する。乱数列変更回路555は、乱数列変更設定回路556による乱数更新規則の設定に基づき、乱数生成回路553から出力されたカウント値順列RCNにおける数値データの更新順を変更したものを、乱数列RSNとして出力する。こうして、乱数列RSNにおける数値データは、例えば図45(D)に示すように、乱数更新クロックRGKの立ち上がりエッジなどに応答して更新される。

20

30

40

【0353】

このように、乱数用クロック生成回路112により生成される乱数用クロックCLKの発振周波数と、制御用クロック生成回路42により生成される制御用クロックCLKの発振周波数とは、互いに異なっており、また、一方の発振周波数が他方の発振周波数の整数倍となることもない。そのため、乱数回路509のクロック用フリップフロップ552により生成される乱数更新クロックRGKやラッチ用クロックRCOの発振周波数は、乱数用クロックCLKの発振周波数の1/2となるが、制御用クロックCLKの発振周波数や、制御用クロックCLKの発振周波数の1/2となる内部システムクロックSCCLKの発振周波数とは、異なるものとなる。こうして、制御用クロックCLKや内部システムクロックSCCLKと、乱数更新クロックRGKとに同期が生じることを防ぎ、C

50

P U 5 0 5 の動作タイミングからは、乱数回路 5 0 9 にて乱数生成回路 5 5 3 や乱数列変更回路 5 5 5 により生成される乱数列 R S N における数値データの更新タイミングを特定することが困難になる。これにより、C P U 5 0 5 の動作タイミングから乱数回路 5 0 9 における乱数値となる数値データの更新動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。

【0354】

さらに、制御用クロック C C L K の発振周波数と、乱数更新クロック R G K の発振周波数を比較し、双方の発振周波数が同期するか否かを監視し、双方の発振周波数が同期した場合には、乱数更新クロック P G K の入力状態に異常が発生したと判定し、ゲームの進行を不能化することが好ましく、このようにすることで、乱数値となる数値データの更新動作に異常が発生している状態でゲームの進行制御が行われてしまうことを防止できる。

10

【0355】

クロック用フリップフロップ 5 5 2 から出力されるラッチ用クロック R C 0 は、乱数更新クロック R G K の反転信号となり、その発振周波数は乱数更新クロック R G K の発振周波数と同一で、その位相は乱数更新クロック R G K の位相と π ($=180^\circ$) だけ異なる。ラッチ用クロック R C 0 は、分岐点 B R 1 にてラッチ用クロック R C 1 とラッチ用クロック R C 2 とに分岐される。したがって、例えば図 4 5 (E) に示すように、各ラッチ用クロック R C 0、R C 1、R C 2 はいずれも、共通の周期で信号状態が変化する発振信号となる。ラッチ用クロック R C 1 は、ラッチ用フリップフロップ 5 5 7 A のクロック端子 C K に入力される。ラッチ用クロック R C 2 は、ラッチ用フリップフロップ 5 5 7 B のクロック端子 C K に入力される。

20

【0356】

こうして、ラッチ用クロック R C 0 を分岐することにより生成されるラッチ用クロック R C 1、R C 2 の発振周波数は、制御用クロック C C L K や内部システムクロック S C L K の発振周波数とは、異なるものとなる。したがって、制御用クロック C C L K や内部システムクロック S C L K と、ラッチ用クロック R C 1、R C 2 とに同期が生じることを防ぎ、C P U 5 0 5 の動作タイミングからは、乱数回路 5 0 9 にて乱数値となる数値データが取り込まれる動作タイミングを特定することが困難になる。これにより、C P U 5 0 5 の動作タイミングから乱数回路 5 0 9 における乱数値となる数値データの取込動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。

30

【0357】

ラッチ用フリップフロップ 5 5 7 A は、ラッチ用クロック R C 1 の立ち上がりエッジに応答して、スタートスイッチ 7 から伝送されて入力ポート P 0 に供給されたゲーム開始信号 S S 1 を取り込み（ラッチして）、ゲーム開始時ラッチ信号 S L 1 として出力端子 Q から出力する。そして、乱数ラッチセクタ 5 5 8 A における取込方法が入力ポート P 0 への信号入力に指定されていれば、ゲーム開始時ラッチ信号 S L 1 が乱数ラッチ信号 L L 1 として出力される。これにより、例えば図 4 5 (F) に示すようなタイミングでオフ状態（ローレベル）とオン状態（ハイレベル）とで信号状態が変化するゲーム開始信号 S S 1 は、ラッチ用クロック R C 1 が立ち上がるタイミング T 1 1、T 1 3、T 1 5、…にてラッチ用フリップフロップ 5 5 7 A に取り込まれた後、図 4 5 (G) に示すようなタイミング T 1 1、T 1 3 で信号状態がオフ状態とオン状態とで変化する乱数ラッチ信号 L L 1 となって、乱数ラッチセクタ 5 5 8 A から出力される。

40

【0358】

乱数値レジスタ R 1 D となる乱数値レジスタ 5 5 9 A は、乱数列変更回路 5 5 5 から出力される乱数列 R S N における数値データを、乱数ラッチセクタ 5 5 8 A からクロック端子へと入力される乱数ラッチ信号 L L 1 の立ち上がりエッジに응答して取り込み（ラッチして）、記憶データとなる数値データを更新する。

【0359】

例えば図 4 5 (G) に示すように、タイミング T 1 1 にて乱数ラッチ信号 L L 1 がオフ状態からオン状態に変化する立ち上がりエッジが生じた場合には、このタイミング T 1 1

50

にて乱数列変更回路555から出力されている乱数列RSNにおける数値データが、図45(H)に示すように、乱数値レジスタR1Dに取り込まれ、乱数値となる数値データとして取得される。これにより、乱数値レジスタR1Dとなる乱数値レジスタ559Aでは、スタートスイッチ7の操作が検出されたことに基づき、乱数値として用いられる数値データを取得して記憶することができる。

【0360】

このように、ラッチ用フリップフロップ557Aは、ラッチ用クロックRC1の立ち上がりエッジに応答して、スタートスイッチ7から伝送されて入力ポートP0に供給されたゲーム開始信号SS1を取り込み（ラッチして）、ゲーム開始時ラッチ信号SL1として出力端子Qから出力することとなるが、この際、スタートスイッチ7の操作が有効か否かに関わらず、スタートスイッチ7から伝送されて入力ポートP0に供給されたゲーム開始信号SS1を取り込み（ラッチして）、ゲーム開始時ラッチ信号SL1として出力端子Qから出力し、これに伴い、乱数ラッチセクタ558Aが、乱数列変更回路555から出力される乱数列RSNにおける数値データをラッチして、乱数値レジスタR1Dとなる乱数値レジスタ559Aの数値データを更新するようになっている。すなわちラッチ用フリップフロップ557Aは、スタートスイッチ7の操作が有効な状態か否かに関わらず、スタートスイッチ7の立上りを検知すれば良いので、ラッチの契機となる信号の検出回路を簡素な構成にできる。

【0361】

また、図9(B)に示すような第2乱数初期設定KRS2のビット番号[0]におけるビット値を“1”とすれば、例えば乱数回路509にて生成される乱数値となる数値データのスタート値を、システムリセット毎に変更することができる。これにより、例えば乱数回路509の動作開始タイミングを特定することができたとしても、乱数回路509が備える乱数値レジスタ559Aから読み出される数値データを特定することは困難になり、プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に特別役を当選させるなどの行為を、確実に防止することができる。

【0362】

このように本実施例では、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値を“00”以外の値とすることにより、電源投入等に伴うシステムリセットごとに所定の時間範囲で変化する可変設定時間を、セキュリティ時間に含まれる時間成分として設定することができる。これにより、電源投入等に伴うシステムリセットによる動作開始タイミングから、乱数回路509の動作開始タイミングや更新される数値データなどを特定することが困難になり、プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に特別役を当選させるなどの行為を、確実に防止することができる。

【0363】

また、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値を“000”以外の値とすることにより、固定時間に加えて予め選択可能な複数の延長時間のいずれかを、セキュリティ時間に含まれる時間成分として設定することができる。これにより、電源投入等に伴うシステムリセットによる動作開始タイミングから、乱数回路509の動作開始タイミングや更新される数値データなどを特定することが困難になり、プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に特別役を当選させるなどの行為を、確実に防止することができる。

【0364】

また、乱数用クロック生成回路43により生成される乱数用クロックRCLKの発振周波数と、制御用クロック生成回路42により生成される制御用クロックCCLKの発振周波数とは、互いに異なっており、また、一方の発振周波数が他方の発振周波数の整数倍となることもない。そのため、乱数回路509のクロック用フリップフロップ552により

生成される乱数更新クロックRGKやラッチ用クロックRC0の発振周波数は、乱数用クロックCLKの発振周波数の1/2となるが、制御用クロックCLKの発振周波数や、制御用クロックCLKの発振周波数の1/2となる内部システムクロックSCLKの発振周波数とは、異なるものとなる。こうして、制御用クロックCLKや内部システムクロックSCLKと、乱数更新クロックRGKとに同期が生じることを防ぎ、CPU505の動作タイミングからは、乱数回路509にて乱数生成回路553や乱数列変更回路555により生成される乱数列RSNにおける数値データの更新タイミングを特定することが困難になる。これにより、CPU505の動作タイミングから乱数回路509における乱数値となる数値データの更新動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。また、ラッチ用クロックRC0を分岐することにより生成されるラッチ用クロックRC1、RC2の発振周波数も、制御用クロックCLKや内部システムクロックSCLKの発振周波数とは、異なるものとなる。こうして、制御用クロックCLKや内部システムクロックSCLKと、ラッチ用クロックRC1、RC2とに同期が生じることを防ぎ、CPU505の動作タイミングからは、乱数回路509にて乱数値となる数値データが取り込まれる動作タイミングを特定することが困難になる。これにより、CPU505の動作タイミングから乱数回路509における乱数値となる数値データの取込動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。

10

【0365】

メイン制御部41に内蔵又は外付けされた乱数回路509では、第2乱数初期設定KRS2のビット番号[0]におけるビット値が“1”とされたことに対応して、乱数生成回路553から出力されるカウント値順列RCNや乱数列変更回路555から出力される乱数列RSNにおける数値データのスタート値を、システムリセット毎に変更することができる。これにより、例えば乱数回路509の動作開始タイミングを特定することができたとしても、乱数回路509が備える乱数値レジスタ559Aから読み出される数値データを特定することは困難になり、プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」の接続による不正信号の入力などを、確実に防止することができる。

20

【0366】

メイン制御部41が備える外部バスインタフェース501では、内部リソースアクセス制御回路501Aにより、例えばROM506の記憶データといった、メイン制御部41の内部データにつき、CPU505等の内部回路以外による外部読出が制限される。これにより、例えばROM506に記憶されているユーザプログラムといった、ゲームを制御するプログラムがメイン制御部41の外部から読み出されて解析などに提供されることを防止できる。そして、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」の接続による不正信号の入力などを、確実に防止することができる。

30

【0367】

メイン制御部41に内蔵又は外付けされた乱数回路509では、周波数監視回路551により乱数用クロックCLKにおける周波数異常が検知されたときに、内部情報レジスタCIFのビット番号[4]に格納される内部情報データCIF4のビット値が“1”に設定される。そして、CPU505では、内部情報データCIF4の読出値が“1”であると連続して判定された回数が、クロック異常判定値に達したと判定されたときに、乱数回路509の動作状態に異常が発生したと判定する。そして乱数回路509の動作状態に異常が発生したと判定された場合には、メイン制御部41の動作が停止することとなる。これにより、乱数用クロックCLKとして不正信号を入力することによる不正行為を確実に防止することができる。

40

【0368】

メイン制御部41に内蔵されたCPU505は、乱数回路509に対するラッチ信号の出力に相当する乱数値取込指定レジスタRDLTへのビット値“1”の書き込みを行い、乱数値レジスタ559Aを複数回読み出す。そして、読み出した数値データの全ビットを監視して、変化しないビットデータの有無に基づき、乱数回路509の動作状態に異常が発生したと判定する。そして乱数回路509の動作状態に異常が発生したと判定された場

50

合には、メイン制御部41の動作が停止することとなる。これにより、乱数回路509の動作状態に異常が発生していることを確実に容易に検知して、不正行為を防止することができる。特に、乱数回路509により数値データが正常に更新されないまま、すなわち数値データが固定されたままの状態での内部抽選を行わせることで、常に特別役を当選させるなどの不正を防止できる。

【0369】

メイン制御部41に内蔵又は外付けされた乱数回路509は、第2乱数初期設定KRS2のビット番号[0]におけるビット値が“1”である場合に、システムリセット毎に乱数値となる数値データのスタート値を変更する。このときには、例えばメイン制御部41に内蔵されたフリーランカウンタのカウント値などを用いて、システムリセット毎に変更されるスタート値を決定すれば良い。これにより、システムリセット等のタイミングにより異なる初期値決定用データを用いて初期値を決定することができ、狙い撃ちなどによる不正行為を防止することができる。

10

【0370】

尚、本実施例では、セキュリティモードの延長時間が、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値に対応して、予め選択可能な複数の延長時間のいずれかとなり、この延長時間はシステムリセット毎に変更されないものであったが、例えばROM506に記憶されたユーザプログラムにおける設定などにより、固定時間に加算される延長時間を、システムリセット毎に複数の延長時間のいずれかに決定するようにしても良い。この場合には、延長時間がいずれも、最長の可変設定時間に比べて、長くなるように定義しておく。そして、大まかな延長時間を決定した後、詳細な延長時間を決定すれば良い。これにより、電源投入等に伴うシステムリセット時にセキュリティモードとなるセキュリティ時間を、システムリセット毎に大きく変化させることが可能になり、スロットマシン1の動作開始タイミングから乱数回路509の動作開始タイミングや更新される数値データなどを特定することが、より困難になる。

20

【0371】

また、セキュリティモードの延長時間などは、メイン制御部41を構成するチップ毎に付与されるIDナンバーを用いて決定されるようにしても良い。一例として、IDナンバーに所定のスクランブル処理を施す演算や、IDナンバーを用いた加算・減算・乗算・除算などの演算の一部又は全部を実行して、算出された値に対応して延長時間を設定しても良い。この場合には、例えばシステムリセット毎に延長時間を決定するために用いる演算式を変更することなどにより、システムリセット毎に延長時間がランダムに決定されるようにしても良い。さらに、例えばIDナンバーを用いて延長時間を決定するための演算式をシステムリセット時に格納したフリーランカウンタのカウント値に対応して決定するといったように、フリーランカウンタのカウント値と、IDナンバーとを組み合わせる使用することなどにより、システムリセット毎に延長時間がランダムに決定されるようにしても良い。また、乱数回路509にて生成される乱数のスタート値をシステムリセット毎に変更する場合にも、フリーランカウンタのカウント値と、IDナンバーとを組み合わせる使用することなどにより、乱数のスタート値を決定しても良い。

30

【0372】

また、システムリセット時には、セキュリティモードから開始し、乱数回路509の設定を行う乱数回路設定処理を行うとともに、乱数回路設定処理において乱数の更新規則の設定や乱数のスタート値の設定などが行われる一方でユーザリセット時には、セキュリティモードは省略され、ユーザモードから開始することとなる。すなわち、システムリセット時には、乱数の初期値が設定し直されるのに対して、ユーザリセット時には、乱数回路509の設定は行われず、リセット前からの状態のまま乱数となる数値データの更新が継続されることとなる。これにより、意図的にユーザリセットを行った場合でもユーザリセットのタイミングから乱数回路509における乱数値となる数値データを特定することは困難となり、狙い撃ちなどによる不正行為をさらに効果的に防止することができる。

40

【0373】

50

また、セキュリティモード内で乱数のスタート値の設定などを含む乱数回路の設定が行われ、数値データの更新が開始され、その後ユーザモードへ移行した後に、タイマ割込処理の実行が許可されるようになっている。すなわちタイマ割込処理の実行が許可される前に乱数のスタート値の設定が行われ、この設定された乱数のスタート値から数値データの更新が開始されるため、タイマ割込処理中に実行されるスイッチ類の判定状況からタイマ割込処理の許可されたタイミングまではある程度特定することはできるものの、乱数回路509の数値データの更新が開始されたタイミングを特定することはできないため、乱数回路509における乱数値となる数値データを特定することは困難となり、狙い撃ちなどによる不正行為をさらに効果的に防止することができる。

【0374】

本実施例では、メイン制御部41の外部に設けられた乱数用クロック生成回路43により、制御用クロック生成回路42で生成される制御用クロックCCLKの発振周波数とは異なる発振周波数を有する乱数用クロックRCLKを生成して、乱数回路509に供給するものであったが、メイン制御部41のCPU505に供給されるクロック信号と、乱数回路509に供給されるクロック信号とが、共通のクロック生成回路に含まれる1つの発振器により生成された発振信号を用いて、生成されるようにしても良い。この場合には、例えば乱数用クロックRCLKと制御用クロックCCLKをそれぞれ生成するための分周器などを設け、ラッチ用クロックRC0、RC1、RC2と制御用クロックCCLKあるいは内部システムクロックSCLKとの同期が生じにくくなるように、各分周器における分周比などを設定すれば良い。制御用クロック生成回路42と乱数用クロック生成回路43とは、その全部又は一部が、メイン制御部41の内部に設けられても良いし、メイン制御部41の外部に設けられても良い。

【0375】

本実施例では、乱数回路509が乱数用クロック生成回路43により生成された乱数用クロックRCLKの供給を受け、クロック用フリップフロップ552により、乱数更新クロックRGKとラッチ用クロックRC0とを生成するものであったが、例えば乱数用クロック生成回路43といった、乱数回路509の外部において、乱数更新クロックRGKやラッチ用クロックRC0となる発振信号が生成されるようにしても良い。あるいは、乱数回路509の内部にて、乱数更新クロックRGKを生成するための回路と、ラッチ用クロックRC0を生成するための回路とを、別個に設けるようにしても良い。一例として、クロック用フリップフロップ552と同様のフリップフロップにより乱数更新クロックRGKを生成する一方で、乱数更新クロックRGKの信号状態を反転させる反転回路を設け、その反転回路から出力される信号を、ラッチ用クロックRC0として用いるようにしても良い。

【0376】

本実施例に適用した乱数回路509では、乱数ラッチフラグデータRDFM0が“1”の状態、すなわち乱数値レジスタR1Dに数値データが取り込まれている状態では、新たな乱数値の取込要求が発生した場合でも、新たな数値データを乱数値レジスタR1Dに取り込まないようにしており、このような状態では、乱数値レジスタR1Dの数値データが読み出されて、乱数ラッチフラグデータRDFM0がクリアされるまで新たな数値データを乱数値レジスタR1Dに取り込むことが不可能となる。

【0377】

このため、図46に示すように、スタートスイッチ7の操作によりゲーム開始信号SS1が入力されて数値データがラッチされ、乱数値レジスタR1Dに格納された後、この格納された数値データが読み出されて乱数値格納ワークの数値データが更新されるまでは、乱数ラッチフラグデータRDFM0が“1”の状態となることで、格納されている数値データが保持され、その間にゲーム開始信号SS1が入力されても新たな数値データに上書きされてしまうことがないので、静電気などによりゲーム開始信号SS1の信号線にノイズがのっても数値データが変わってしまうことがない。

【0378】

尚、乱数値レジスタ R 1 D に数値データが取り込まれている状態において新たな数値データを乱数値レジスタ R 1 D に取り込まないようにする構成としては、新たな数値データのラッチを禁止する構成であっても良いし、新たな数値データをラッチするものの、乱数値レジスタ R 1 D への書込を禁止する構成であっても良い。

【0379】

上記のように、本実施例では、乱数値レジスタ R 1 D に数値データが取り込まれている状態では、この格納された数値データが読み出されるまで、格納されている数値データを保持する構成を採用しているが、この場合には、スタートスイッチ 7 の操作がゲームの進行上有効でない期間においてなされた場合でも、ラッチされて乱数値レジスタ R 1 D に数値データが保持されたままとなり、その後、スタートスイッチ 7 の操作が有効となってスタートスイッチ 7 が操作された場合、本来、ゲームを開始させるためにスタートスイッチ 7 が操作されたタイミングとは異なるタイミングでラッチされた数値データによって内部抽選が行われてしまうという新たな問題が生じることとなる。

【0380】

これに対して本実施例では、約 0.56ms 毎に基本処理に割り込んで実行するタイマ割込処理 4 回に 1 回（約 2.24ms）毎に実行される乱数値読出処理において乱数値レジスタ R 1 D に数値データがラッチされているか否か、すなわち乱数ラッチフラグが設定されているか否かを確認し、乱数値レジスタ R 1 D に数値データがラッチされている場合には、乱数値レジスタ R 1 D の数値データを読み出すようになっている。これにより、乱数ラッチフラグがクリアされ、新たな数値データの取込が可能な状態となる。すなわち一定時間間隔（約 2.24ms）毎に、乱数値レジスタ R 1 D に数値データがラッチされているか否かを確認し、ラッチされていれば乱数値レジスタ R 1 D の数値データを読み出すことで、乱数値レジスタ R 1 D に数値データが保持されている状態を解除し、乱数値レジスタ R 1 D に新たな数値データの取込が可能な状態となる。

【0381】

このため、図 47 に示すように、ゲームの開始が許可されていない状態でスタートスイッチ 7 が操作されて乱数値レジスタ R 1 D に数値データが格納され、その状態が保持されていても、一定時間（乱数値読出処理の実行間隔である約 2.24ms）以内に乱数値レジスタ R 1 D に新たにラッチされた数値データを格納可能な状態となるので、ゲームの開始が許可される前のスタートスイッチ 7 の操作によりラッチされた数値データが乱数値レジスタ R 1 D に保持されても、ゲームの開始が許可された後にスタートスイッチ 7 が操作されたタイミングで新たにラッチした数値データを取得することが可能となる。

【0382】

また、乱数値読出処理では、乱数値レジスタ R 1 D に数値データがラッチされている場合に、数値データを読み出すだけではなく、RAM 507 の乱数値格納ワークの値を読み出した数値データに更新することにより、乱数値レジスタ R 1 D に新たな数値データがラッチされる毎に、ラッチされた数値データがその後の乱数値読出処理において読み出され、乱数値格納ワークに格納された数値データが新たにラッチされた最新の数値データに更新されるようになっている。

【0383】

そして、ゲームの開始時に、乱数値レジスタ R 1 D に格納されている数値データではなく、RAM 507 の乱数値格納ワークに格納されている数値データを取得して内部抽選を行うので、乱数値レジスタ R 1 D から数値データが読み出された後に、スタートスイッチの信号線にノイズがのって数値データが変わってしまっても内部抽選に用いる乱数値格納ワークの数値データに影響することがなく、このような場合であってもスタートスイッチ 7 が操作されたタイミングでラッチした数値データを用いて内部抽選を行うことができる。

【0384】

また、本実施例では、電断した際に乱数値レジスタ R 1 D の値は保持されないが、乱数値格納ワークが割り当てられた RAM 507 は、電断しても格納データが保持されるよう

になっているため、スタートスイッチ7の操作が検出された後、内部抽選を開始する前の段階で瞬停などにより乱数値レジスタR1Dの値が消失しても乱数値格納ワークの数値データは維持されるため、スタートスイッチ7が操作されたタイミングでラッチされた数値データを内部抽選に用いることができる。

【0385】

また、本実施例では、スタートスイッチ7の操作が検出された時点で、RAM507の乱数値格納ワークに格納されている数値データを同じくRAM507に割り当てられた抽選用ワークに設定し、その後の内部抽選において抽選用ワークに設定された数値データに対して演算を行うことにより役に当選したか否かの判定を行うようになっており、スタートスイッチ7の操作が検出された時点から内部抽選が終了するまでに乱数値格納ワークに格納されている数値データが更新されても、スタートスイッチ7の操作が検出された時点で取得した数値データが内部抽選が終了するまでに変更されてしまうことがないが、スタートスイッチ7の操作が検出された時点でRAM507の乱数値格納ワークに格納されている数値データをCPU505のワークレジスタに設定し、その後の内部抽選においてワークレジスタに設定された数値データに対して演算を行うことにより役に当選したか否かの判定を行うようにしても良い。

10

【0386】

また、乱数値格納ワークに格納されている数値データに対して演算を行うことにより役に当選したか否かの判定を行うようにしても良いが、この場合には、スタートスイッチ7の操作が検出された時点から内部抽選が終了するまでの期間において、タイマ割込処理（メイン）を禁止することなどにより、乱数値格納ワークに格納されている数値データが新たにラッチされた数値データによって更新されてしまうことがないようにすることで、スタートスイッチ7の操作が検出された時点で取得した数値データが内部抽選が終了するまでに変更されてしまうことを防止できる。

20

【0387】

また、本実施例では、タイマ割込処理（メイン）4回に1回の割合でスイッチ類の検出信号を入力し、2回連続して検出信号の状態が一致した場合、すなわち約2.24msの期間検出信号の状態が同じ場合に、該当するスイッチ類の検出状態を確定させる。このため、スタートスイッチ7の操作（offからonへの変化）を検知するのに約2.24msかかることとなるが、乱数値読出処理がこの時間よりも短いと、スタートスイッチがoffからonに変化した時点から検知されるまでの間に乱数値格納ワークの数値データが、ノイズなどによって新たにラッチされた数値データに更新されてしまう可能性がある。一方、乱数値読出処理がこの時間よりも長いとスタートスイッチ7の操作のタイミングでラッチした数値データが乱数値格納ワークの数値データに反映されない可能性がある。

30

【0388】

これに対して乱数値読出処理もタイマ割込処理（メイン）4回に1回の割合で実行され、乱数値格納ワークの数値データが更新されるのに要する最小時間も同じ約2.24msであり、スタートスイッチ7がoffからonに変化した時点から検知されるまでに乱数値格納ワークの数値データが新たにラッチされた数値データに更新されてしまうことがなく、かつ、スタートスイッチ7の操作のタイミングでラッチした数値データを乱数値格納ワークの数値データに反映させることができる。

40

【0389】

尚、本実施例では、ゲームの開始が許可されていない状態でスタートスイッチ7が操作されて乱数値レジスタR1Dに数値データが格納され、その状態が保持されていても、一定時間（乱数値読出処理の実行間隔である約2.24ms）以内に乱数値レジスタR1Dに新たにラッチされた数値データを格納可能な状態となることで、ゲームの開始が許可される前のスタートスイッチ7の操作によりラッチされた数値データが乱数値レジスタR1Dに保持されても、ゲームの開始が許可された後にスタートスイッチ7が操作されたタイミングで新たにラッチした数値データを取得することが可能となる構成であるが、乱数値レジスタR1Dに数値データが取り込まれることで乱数割込を発生させるとともに、乱数

50

割込の発生に伴い乱数値レジスタ R 1 D に格納されている数値データを読み出し、乱数値レジスタ R 1 D に新たにラッチされた数値データを格納可能な状態とすることで、ゲームの開始が許可される前のスタートスイッチ 7 の操作によりラッチされた数値データが乱数値レジスタ R 1 D に保持されても、ゲームの開始が許可された後にスタートスイッチ 7 が操作されたタイミングで新たにラッチした数値データを取得することが可能となる構成としても良い。

【0390】

乱数割込を発生させるためには、乱数割込制御データ R D I C O のビット値を“1”に設定すれば良く、このような設定とすることにより、乱数値レジスタ R 1 D となる乱数値レジスタ 5 5 9 A に数値データが取り込まれることで、乱数割込が発生するようになる。

10

【0391】

そして、メイン制御部 4 1 は、乱数割込が発生した際に、基本処理に割り込んで乱数値ラッチ割込処理を実行すれば良い。尚、乱数割込が発生した際に、他の割込処理の実行中であれば、実行中の割込処理の終了を待って乱数値ラッチ割込処理を実行すれば良い。

【0392】

図 4 8 は、メイン制御部 4 1 が乱数割込の発生に伴い実行する上述の乱数値ラッチ割込処理の制御内容を示すフローチャートである。尚、乱数値ラッチ割込処理の実行期間中は自動的に他の割込が禁止される。

【0393】

乱数値ラッチ割込処理では、まず、使用中のレジスタをスタック領域に退避した後（S k 1 0 0 1）、乱数値レジスタ 5 5 9 A から数値データを読み出し（S k 1 0 0 2）、乱数値格納ワークに格納されている値を、S k 1 0 0 2 において読み出した数値データに更新し（S k 1 0 0 3）、S k 1 0 0 1 においてスタック領域に退避したレジスタを復帰し（S k 1 0 0 4）、割込前の処理に戻る。

20

【0394】

このように、乱数値レジスタ R 1 D に数値データが取り込まれることで、乱数割込が発生し、これに伴いメイン制御部 4 1 は、基本処理に割り込んで乱数値ラッチ割込処理を実行し、乱数値レジスタ R 1 D の数値データを読み出すようにすることで、乱数ラッチフラグがクリアされ、新たな数値データの取込が可能な状態となる。すなわち乱数値レジスタ R 1 D に数値データが取り込まれる毎に、乱数値ラッチ割込処理を実行して乱数値レジスタ R 1 D の数値データを読み出すことで、乱数値レジスタ R 1 D に数値データが保持されている状態を解除し、乱数値レジスタ R 1 D に新たな数値データの取込が可能な状態となる。

30

【0395】

このため、図 4 9 に示すように、ゲームの開始が許可されていない状態でスタートスイッチ 7 が操作されて乱数値レジスタ R 1 D に数値データが格納され、その状態が保持されても、数値データがラッチされたことに伴う割込の発生により乱数値レジスタ R 1 D の数値データが読み出され、新たにラッチされた数値データを格納可能な状態となるので、ゲームの開始が許可される前のスタートスイッチ 7 の操作によりラッチされた数値データが乱数値レジスタ R 1 D に保持されても、ゲームの開始が許可された後にスタートスイッチ 7 が操作されたタイミングで新たにラッチした数値データを取得することが可能となる。

40

【0396】

また、乱数値ラッチ割込処理では、乱数値レジスタ R 1 D にラッチされた数値データを読み出すだけではなく、R A M 5 0 7 の乱数値格納ワークの値を読み出した数値データに更新することにより、乱数値レジスタ R 1 D に新たな数値データがラッチされる毎に、乱数値格納ワークに格納された数値データが新たにラッチされた最新の数値データに更新されるようになっている。

【0397】

そして、ゲームの開始時に、乱数値レジスタ R 1 D に格納されている数値データではなく、R A M 5 0 7 の乱数値格納ワークに格納されている数値データを取得して内部抽選を

50

行うので、乱数値レジスタ R 1 D から数値データが読み出された後に、スタートスイッチの信号線にノイズがのって数値データが変わってしまっても内部抽選に用いる乱数値格納ワークの数値データに影響することがなく、このような場合であってもスタートスイッチ 7 が操作されたタイミングでラッチした数値データを用いて内部抽選を行うことができる。

【0398】

また、この変形例では、スタートスイッチ 7 の操作が検出された時点で、RAM 5 0 7 の乱数値格納ワークに格納されている数値データを同じく RAM 5 0 7 に割り当てられた抽選用ワークに設定し、その後の内部抽選において抽選用ワークに設定された数値データに対して演算を行うことにより役に当選したか否かの判定を行うようになっており、スタートスイッチ 7 の操作が検出された時点から内部抽選が終了するまでに乱数値格納ワークに格納されている数値データが更新されても、スタートスイッチ 7 の操作が検出された時点で取得した数値データが内部抽選が終了するまでに変更されてしまうことがないが、スタートスイッチ 7 の操作が検出された時点で RAM 5 0 7 の乱数値格納ワークに格納されている数値データを CPU 5 0 5 のワークレジスタに設定し、その後の内部抽選においてワークレジスタに設定された数値データに対して演算を行うことにより役に当選したか否かの判定を行うようにしても良い。

10

【0399】

また、乱数値格納ワークに格納されている数値データに対して演算を行うことにより役に当選したか否かの判定を行うようにしても良いが、この場合には、スタートスイッチ 7 の操作が検出された時点から内部抽選が終了するまでの期間において、乱数割込の発生に伴う乱数値割込処理を禁止することなどにより、乱数値格納ワークに格納されている数値データが新たにラッチされた数値データによって更新されてしまうことがないようにすることで、スタートスイッチ 7 の操作が検出された時点で取得した数値データが内部抽選が終了するまでに変更されてしまうことを防止できる。

20

【0400】

尚、この変形例では、乱数値ラッチ割込処理において、乱数値レジスタ R 1 D の数値データを読み出すようになっているが、乱数値ラッチ割込処理では、乱数値レジスタ R 1 D に数値データがラッチされた旨を示すラッチフラグを RAM 5 0 7 に設定し、BET 処理などの基本処理やタイマ割込処理（メイン）などにおいてラッチフラグが RAM 5 0 7 に設定されているか否かを判定し、RAM 5 0 7 にラッチフラグが設定されていると判定した場合に、乱数値レジスタ R 1 D の数値データを読み出す構成としても良く、このような構成とした場合でも、ゲームの開始が許可されていない状態でスタートスイッチ 7 が操作されて乱数値レジスタ R 1 D に数値データが格納され、その状態が保持されたままとなってしまうことがなく、ゲームの開始が許可された後にスタートスイッチ 7 が操作されたタイミングで新たにラッチした数値データを取得することが可能となる。

30

【0401】

また、本実施例では、電源投入時においてメイン制御部 4 1 の制御状態を電断前の制御状態に復帰させることや瞬停時に一時的にメイン制御部 4 1 の動作が停止してもユーザリセット信号の入力により、動作停止前の制御状態に復帰させることが可能とされており、ゲームの開始条件を満たす規定数の賭数が設定されている状態に復帰することもある。

40

【0402】

一方で、電断時や瞬停時は電源電圧が不安定な状態であり、このような状況においてはノイズなどによってゲーム開始信号 S S 1 の入力検出されて数値データがラッチされ、乱数値レジスタ R 1 D に格納され、そのまま保持されてしまう虞がある。

【0403】

これに対して、本実施例では、電断処理（メイン）の終了後、乱数値レジスタ R 1 D に数値データがラッチされているか否か、すなわち乱数ラッチフラグが設定されているか否かを確認し、乱数値レジスタ R 1 D に数値データがラッチされている場合には、ダミーで乱数値レジスタ R 1 D の数値データを読み出す処理を、電圧低下によりメイン制御部 4 1

50

の動作が停止するか、ユーザリセット信号の入力により再起動するまでの間、繰り返し行うようになっている。これにより、乱数ラッチフラグがクリアされ、新たな数値データの取込が可能な状態となる。

【0404】

このため、瞬停などにより電断処理（メイン）が行われた後、ユーザリセット信号の入力により再起動する場合において、その間に、ノイズなどによって乱数値レジスタR1Dに数値データがラッチされてしまった場合でも、すぐに読み出されることにより乱数値レジスタR1Dに新たにラッチされた数値データを格納可能な状態となるので、瞬停時にノイズなどによってラッチされた数値データ、すなわちゲームを開始可能な状態でスタートスイッチ7が操作されたタイミングとは異なるタイミングでラッチされた数値データを用いて内部抽選が行われてしまうことがない。

10

【0405】

尚、本実施例では、電断処理（メイン）の終了後、乱数値レジスタR1Dに数値データがラッチされているか否か、すなわち数値データが乱数値レジスタR1Dに格納されているか否かを確認し、乱数ラッチフラグが設定されている場合にのみ、乱数値レジスタR1Dに格納されている数値データを読み出すようになっているが、電断処理（メイン）の終了後、数値データが乱数値レジスタR1Dに格納されているか否かに関わらず一律に乱数値レジスタR1Dに格納されている数値データを読み出す処理を繰り返し行うようにしても良い。

【0406】

20

さらに、本実施例では、メイン制御部41の起動後、電断前またはユーザリセット前の制御状態に復帰するか否かに関わらず、ゲームの進行制御が開始する前に乱数ラッチフラグが設定されているか否か、すなわち数値データが乱数値レジスタR1Dに格納されているか否かを確認し、乱数値レジスタR1Dに数値データが格納されている場合には、乱数値レジスタR1Dに格納されている数値データを読み出し、乱数値レジスタR1Dに新たにラッチされた数値データを格納可能な状態となるので、起動後、ゲームの進行制御が開始される前の段階でラッチされ乱数値レジスタR1Dに保持されていた数値データ、すなわちゲームを開始可能な状態でスタートスイッチ7が操作されたタイミングとは異なるタイミングでラッチされた数値データを用いて内部抽選が行われてしまうことがない。

【0407】

30

尚、本実施例では、メイン制御部41の起動後、ゲームの進行制御が開始する前に、乱数ラッチフラグが設定されているか否か、すなわちラッチされた数値データが乱数値レジスタR1Dに格納されているか否かを確認し、乱数ラッチフラグが設定されている場合にのみ、乱数値レジスタR1Dに格納されている数値データを読み出すようになっているが、一律に乱数値レジスタR1Dに格納されている数値データを読み出すようにしても良い。

【0408】

また、メイン制御部41の起動後、電断前またはユーザリセット前の制御状態に復帰するか否かに関わらず、乱数ラッチフラグが設定されていれば、乱数値レジスタR1Dに格納されている数値データを読み出すようになっているが、電断前またはユーザリセット前の制御状態に復帰する場合のみ乱数値レジスタR1Dに格納されている数値データを読み出す構成としても良いし、さらには、電断前またはユーザリセット前の制御状態に復帰する場合であり、かつ復帰する制御状態がゲームを開始可能な状態である場合のみ乱数値レジスタR1Dに格納されている数値データを読み出すようにしても良い。

40

【0409】

また、本実施例では、電断処理（メイン）においてRAM507へのアクセスを禁止した後、動作停止状態またはユーザリセットを待機する構成であるが、電圧低下信号の出力状況を監視して、電圧低下信号が入力されなくなった場合に電圧の回復を判定し、起動処理（メイン）のユーザモードからプログラムをスタートさせる構成としても良く、このような構成とした場合には、電圧の回復を判定した際に、乱数ラッチフラグが設定されてい

50

るか否かを判定し、乱数ラッチフラグが設定されている場合に、乱数値レジスタ R 1 D に格納されている数値データを読み出した後、起動処理（メイン）のユーザモードからプログラムをスタートさせる構成とすることが好ましく、このようにすることで、瞬停時においてゲームの進行制御が開始される前の段階で確実に乱数値レジスタ R 1 D に保持されていた数値データを読み出して乱数値レジスタ R 1 D に新たにラッチされた数値データを格納可能な状態とすることが可能となり、ゲームの進行制御が開始される前の段階でラッチされ乱数値レジスタ R 1 D に保持されていた数値データ、すなわちゲームを開始可能な状態でスタートスイッチ 7 が操作されたタイミングとは異なるタイミングでラッチされた数値データを用いて内部抽選が行われてしまうことがない。

【0410】

10

また、本実施例では、メイン制御部 4 1 の起動後、ゲームの進行制御が開始する前の段階でも、電処理の終了後、動作停止状態となるかユーザリセットを待機する期間のいずれにおいても乱数値レジスタ R 1 D に保持されている数値データを読み出して乱数値レジスタ R 1 D に新たにラッチされた数値データを格納可能な状態とすることが可能となる構成であるが、いずれか一方のみ乱数値レジスタ R 1 D に保持されている数値データを読み出して乱数値レジスタ R 1 D に新たにラッチされた数値データを格納可能な状態とする構成としても良く、このような構成であっても、ゲームを開始可能な状態でスタートスイッチ 7 が操作されたタイミングとは異なるタイミングでラッチされた数値データを用いて内部抽選が行われてしまうことを防止できる。

【0411】

20

本実施例のメイン制御部 4 1 は、ゲームを開始可能な状態でスタートスイッチ 7 が操作されたか否かをスタートスイッチ 7 の立上りを示す立上りエッジが設定されているか否かに基づいて判定する。

【0412】

スタートスイッチ 7 の立上りエッジは、一定間隔毎に割り込んで実行するタイマ割込処理（メイン）4 回に 1 回毎（約 2. 24 m s 毎）に実行するスイッチ入力判定処理において、スタートスイッチ 7 の検出状態に基づく確定データが o f f から o n に変化したことを条件に設定される。確定データは、スイッチ入力判定処理毎に前回の検出状態と今回の状態が一致する場合にのみ更新されるデータであることから、スタートスイッチ 7 の立上りエッジは、スタートスイッチ 7 の検出状態が o f f の状態である場合に、スイッチ入力判定処理において 2 回連続してスタートスイッチ 7 の o n が検知されることで設定されることとなる。

30

【0413】

一方、スイッチ入力判定処理の実行間隔は約 2. 24 m s であることから、スタートスイッチ 7 が o n となってから最低でも約 2. 24 m s 以上 o n が継続して検知されることを条件にスタートスイッチ 7 の立上りエッジが設定され、スタートスイッチ 7 の操作が検出されることとなる。

【0414】

このように本実施例では、図 5 0 に示すように、ゲームを開始可能な状態においてスタートスイッチ 7 の o n が一定期間（最低でも約 2. 24 m s ）以上継続して検知されたことを条件に、スタートスイッチ 7 の操作が検出され、ゲームが開始されるようになっており、静電気などのノイズによってスタートスイッチ 7 の o n が誤って検出されたにも関わらず、ゲームが開始してしまうことを防止できる。

40

【0415】

尚、本実施例では、ゲームを開始可能な状態においてスタートスイッチ 7 の o n が一定期間（最低でも約 2. 24 m s ）以上継続して検知されたことを条件に、スタートスイッチ 7 の操作が検出され、ゲームが開始されるようになっているが、例えば、1 回のスイッチ入力判定処理においてスタートスイッチ 7 の検出状態を複数回確認し、全てにおいて o n が判定されたことを条件に、スタートスイッチの操作が検出され、ゲームが開始されるようにしても良く、このような構成であっても静電気などのノイズによってスタートスイ

50

ッチ7のonが誤って検出されたにも関わらず、ゲームが開始してしまうことを防止できる。

【0416】

また、本実施例では、図50に示すように、ゲームを開始可能な状態において、スタートスイッチ7の立上りエッジが検出されている場合に、乱数ラッチフラグが設定されているか否か、すなわちスタートスイッチ7の操作により数値データがラッチされ、乱数値レジスタR1Dに数値データが格納されているか否かを確認し、乱数値レジスタR1Dに数値データが格納されている場合にのみゲームを開始させるようになっている。

【0417】

このため、乱数値レジスタR1Dに数値データが格納されていない、すなわち内部抽選に用いる乱数値がラッチされていないにも関わらず、ゲームが開始して内部抽選が行われてしまうことがなく、スタートスイッチ7が操作されたタイミングでラッチされた数値データを用いて確実に内部抽選を行うことができる。

【0418】

次に、メイン制御部41がサブ制御部91に対して送信するコマンドについて説明する。

【0419】

本実施例では、メイン制御部41がサブ制御部91に対して、BETコマンド、クレジットコマンド、内部当選コマンド、フリーズコマンド、リール回転開始コマンド、リール停止コマンド、入賞判定コマンド、払出開始コマンド、払出終了コマンド、遊技状態コマンド、待機コマンド、打止コマンド、エラーコマンド、復帰コマンド、設定コマンド、設定確認コマンド、ドアコマンド、操作検出コマンドを含む複数種類のコマンドを送信する。

【0420】

これらコマンドは、コマンドの種類を示す1バイトの種類データとコマンドの内容を示す1バイトの拡張データとからなり、サブ制御部91は、種類データからコマンドの種類を判別できるようになっている。

【0421】

BETコマンドは、メダルの投入枚数、すなわち賭数の設定に使用されたメダル枚数を特定可能なコマンドであり、ゲーム終了後（設定変更後）からゲーム開始までの状態であり、規定数の賭数が設定されていない状態において、メダルが投入されるか、1枚BETスイッチ5またはMAXBETスイッチ6が操作されて賭数が設定されたときに送信される。また、BETコマンドは、賭数の設定操作がなされたときに送信されるので、BETコマンドを受信することで賭数の設定操作がなされたことを特定可能である。

【0422】

クレジットコマンドは、クレジットとして記憶されているメダル枚数を特定可能なコマンドであり、ゲーム終了後（設定変更後）からゲーム開始までの状態であり、規定数の賭数が設定されている状態において、メダルが投入されてクレジットが加算されたときに送信される。

【0423】

内部当選コマンドは、内部当選フラグの当選状況、並びに成立した内部当選フラグの種類を特定可能なコマンドであり、スタートスイッチ7が操作されてゲームが開始したときに送信される。また、内部当選コマンドは、スタートスイッチ7が操作されたときに送信されるので、内部当選コマンドを受信することでスタートスイッチ7が操作されたことを特定可能である。

【0424】

フリーズコマンドは、後述するフリーズ状態に制御する旨が決定された場合に、フリーズ状態に制御するか否か及びフリーズ状態に制御する場合にはそのタイミングを示すコマンドであり、後述するフリーズ抽選の終了時に送信される。

【0425】

リール回転開始コマンドは、リールの回転の開始を通知するコマンドであり、リール 2 L、2 C、2 R の回転が開始されたときに送信される。

【0426】

リール停止コマンドは、停止するリールが左リール、中リール、右リールのいずれかであるか、該当するリールの停止操作位置の領域番号、該当するリールの停止位置の領域番号、を特定可能なコマンドであり、各リールの停止操作に伴う停止制御が行われる毎に送信される。また、リール停止コマンドは、ストップスイッチ 8 L、8 C、8 R が操作されたときに送信されるので、リール停止コマンドを受信することでストップスイッチ 8 L、8 C、8 R が操作されたことを特定可能である。

【0427】

入賞判定コマンドは、入賞の有無、並びに入賞の種類、入賞時のメダルの払出枚数を特定可能なコマンドであり、全リールが停止して入賞判定が行われた後に送信される。

【0428】

払出開始コマンドは、メダルの払出開始を通知するコマンドであり、入賞やクレジット（賭数の設定に用いられたメダルを含む）の精算によるメダルの払出が開始されたときに送信される。また、払出終了コマンドは、メダルの払出終了を通知するコマンドであり、入賞及びクレジットの精算によるメダルの払出が終了したときに送信される。

【0429】

遊技状態コマンドは、次ゲームの遊技状態を特定可能なコマンドであり、ゲームの終了時に送信される。

【0430】

待機コマンドは、待機状態へ移行する旨を示すコマンドであり、1 ゲーム終了後、賭数が設定されずに一定時間経過して待機状態に移行するとき、クレジット（賭数の設定に用いられたメダルを含む）の精算によるメダルの払出が終了し、払出終了コマンドが送信された後に送信される。

【0431】

打止コマンドは、打止状態の発生または解除を示すコマンドであり、BB 終了後、エンディング演出待ち時間が経過した時点で打止状態の発生を示す打止コマンドが送信され、リセット操作がなされて打止状態が解除された時点で、打止状態の解除を示す打止コマンドが送信される。

【0432】

エラーコマンドは、エラー状態の発生または解除、エラー状態の種類を示すコマンドであり、エラーが判定され、エラー状態に制御された時点でエラー状態の発生及びその種類を示すエラーコマンドが送信され、リセット操作がなされてエラー状態が解除された時点で、エラー状態の解除を示すエラーコマンドが送信される。

【0433】

復帰コマンドは、メイン制御部 41 が電断前の制御状態に復帰した旨を示すコマンドであり、メイン制御部 41 の起動時において電断前の制御状態に復帰した際に送信される。

【0434】

設定コマンドは、設定変更状態の開始または終了、設定変更後設定値を示すコマンドであり、設定変更状態に移行する時点で設定変更状態の開始を示す設定コマンドが送信され、設定変更状態の終了時に設定変更状態の終了及び設定変更後の設定値を示す設定コマンドが送信される。また、設定変更状態への移行に伴ってメイン制御部 41 の制御状態が初期化されるため、設定開始を示す設定コマンドによりメイン制御部 41 の制御状態が初期化されたことを特定可能である。

【0435】

設定確認コマンドは、設定確認状態の開始または終了を示すコマンドであり、設定確認状態に移行する際に設定確認開始を示す設定確認コマンドが送信され、設定確認状態の終了時に設定確認終了を示す設定確認コマンドが送信される。

【0436】

10

20

30

40

50

ドアコマンドは、ドア開放検出スイッチ25の検出状態、すなわちon（開放状態）／off（閉状態）を示すコマンドであり、電源投入時、1ゲーム終了時（ゲーム終了後、次のゲームの賭数の設定が開始可能となる前までの時点）、ドア開放検出スイッチ25の検出状態が変化（onからoff、offからon）した時に送信される。

【0437】

操作検出コマンドは、操作スイッチ類（1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8R）のうち検出状態（on／off）が変化したスイッチ、検出状態がoffからonに変化したのか、onからoffに変化したのか及び他のスイッチの検出状態（on／off）を示すコマンドであり、これら操作スイッチ類のいずれかの検出状態が変化したときに送信される。

10

【0438】

これらコマンドのうちドアコマンド及び操作検出コマンド以外のコマンドは、基本処理において生成され、非初期化領域に割り当てられたコマンドバッファ内のコマンドデータを新たに生成したコマンドデータに更新するとともに、シリアル通信回路511の送信データレジスタ561に転送することで、サブ制御部91に送信される。

【0439】

一方、ドアコマンドは、タイマ割込処理（メイン）のドア監視処理において生成され、ドアコマンド格納領域に格納される。ドアコマンド格納領域には、電源投入時または1ゲーム終了時にその時点のドア開放検出スイッチ25の検出状態を示すドアコマンドが格納され、ドア開放検出スイッチ25の検出状態が変化した時にその変化後の検出状態を示すドアコマンドが格納される。また、ドアコマンド格納領域に格納されたドアコマンドは、当該ドアコマンドが送信された後もクリアされることがなく、その後、新たに格納されるドアコマンドによって上書きされるようになっている。尚、電源投入時または1ゲーム終了時には、ドアコマンド格納領域に格納されているドアコマンドの送信を要求するドアコマンド送信要求1が設定され、ドアコマンド送信要求1が設定されているか、ドア開放検出スイッチ25の検出状態が変化したときに、ドアコマンド送信要求2が設定されるようになっており、このドアコマンド送信要求2が設定されることによりドアコマンド格納領域に格納されているドアコマンドの送信が命令され、その後実行されるタイマ割込処理（メイン）のコマンド送信処理において、コマンドバッファに格納され、シリアル通信回路511の送信データレジスタ561に転送することで、サブ制御部91に送信される。

20

30

【0440】

また、操作検出コマンドは、タイマ割込処理（メイン）のスイッチ入力判定処理において、いずれかのスイッチの検出状態の変化が検出された場合（いずれかのスイッチのエッジデータが設定された場合）に生成され、操作検出コマンド格納領域に格納されるとともに、操作検出コマンド送信要求が設定されることにより操作検出コマンド格納領域に格納されている操作検出コマンドの送信が命令され、その後実行されるタイマ割込処理（メイン）のコマンド送信処理において、コマンドバッファに格納され、シリアル通信回路511の送信データレジスタ561に転送することで、サブ制御部91に送信される。

【0441】

前述のようにドアコマンドも操作検出コマンドもともにタイマ割込処理（メイン）のコマンド設定処理においてコマンドバッファに格納され、シリアル通信回路511の送信データレジスタ561に転送することで、サブ制御部91に送信されることとなるが、ドアコマンド送信要求2が設定されている場合、すなわちドアコマンドの送信が要求されている場合には、例えば、操作検出コマンドの送信が要求されていても、ドアコマンドの送信を優先するようになっており、ドアコマンド送信要求2が設定されていない場合のみ操作検出コマンドが送信されることとなるため、ドアコマンド送信要求2と操作検出コマンド送信要求の双方が設定されている場合には、当該コマンド送信処理では、ドアコマンドが送信され、次回以降のコマンド送信処理において操作検出コマンドが送信されることとなる。

40

【0442】

50

また、コマンド送信処理では、まずシリアル通信回路511のステータスレジスタ563の値を確認し、図51(a)に示すように、送信完了フラグの値が1の場合、すなわちシリアル通信回路511がコマンドの送信を行っていない場合のみ、ドアコマンドまたは操作検出コマンドの送信データレジスタ561への転送を許可するようになっており、送信完了フラグの値が0の場合、すなわち送信データレジスタ561に未送信のコマンドデータが残っているか、或いはコマンドデータの送信中である場合には、ドアコマンド送信要求2が設定されていてもドアコマンドの送信データレジスタ561への転送は禁止され、また、操作検出コマンド送信要求が設定されていても操作検出コマンドの送信データレジスタ561への転送は禁止されるようになっている。

【0443】

特に、操作検出コマンドは、無効であるか有効であるかに関わらずスイッチの検出状態が変化するとその送信が要求されるため、無制限に送信が要求される可能性があり、これら操作検出コマンドによってゲームの進行制御に伴うコマンドの送信が遅れてしまうこととなるが、上述のようにシリアル通信回路511がコマンドの送信を行っていない場合のみ操作検出コマンドを送信データレジスタ561へ転送することが許可されるので、操作検出コマンドの送信に伴ってゲームの進行制御に関連する演出が遅れてしまうことを防止できる。

【0444】

また、本実施例では、ゲームの進行制御に伴う事象を契機とするコマンド（以下、第1のコマンドとする）は、基本処理において生成され、送信データレジスタ561に転送することでシリアル通信回路511によってサブ制御部91に送信されることとなるが、ドアコマンドや操作検出コマンドなど、ゲームの進行とは関係なく生じうる事象を契機とするコマンド（以下、第2のコマンドとする）は、基本処理に定期的に割り込んで実行されるタイマ割込処理（メイン）により生成されるようになっている。また、コマンドが2バイトのデータから構成されているため、これら第2のコマンドを生成した時点で直ちに送信データレジスタ561に転送する構成とすると、場合によっては、基本処理においてゲームの進行制御に伴うコマンドデータ1バイト目を転送した後、2バイト目を転送する前にタイマ割込処理が割り込んで実行され、第1のコマンドのデータの1バイト目と2バイト目の間に、第2のコマンドのデータが入り込んでしまっ、サブ制御部91側で正規のコマンドとして受信できなくなってしまう可能性がある。

【0445】

これに対して本実施例では、前述のようにタイマ割込処理（メイン）の最初にシリアル通信回路511のステータスレジスタ563の値を取得し、送信完了フラグとして1が設定されていない場合、すなわち何らかのコマンドが送信データレジスタ561に残っているか、コマンドの送信中である場合は、第2のコマンドの送信データレジスタ561への転送が禁止されるようになっており、第1のコマンドを構成する複数バイトのコマンドデータの間に、第2のコマンドが入り込んでしまうことがない。

【0446】

また、本実施例では、タイマ割込処理（メイン）においてステッピングモータにて構成されるリールモータ32L、32C、32Rの駆動制御が行われるとともに、第1のコマンドを送信データレジスタ561に転送する際にタイマ割込処理（メイン）を禁止するのではなく、タイマ割込処理（メイン）において送信完了フラグとして1が設定されていない場合に第2のコマンドの転送を禁止することで、第1のコマンドを構成する複数バイトのコマンドデータの間に、第2のコマンドが入り込んでしまうことを防止しているため、リールモータ32L、32C、32Rの位相の励磁時間が一定となり、リールモータ32L、32C、32Rを安定して駆動させることができる。

【0447】

尚、本実施例では、ゲームの進行とは関係なく生じうる事象を契機とするコマンドとしてドアコマンド及び操作検出コマンドを適用しているが、ゲームの進行とは関係なく生じうるコマンドであり、タイマ割込処理（メイン）においてその送信が要求されるコマンド

10

20

30

40

50

であれば良く、遊技機の振動など、突発的に生じうるエラーを検知した旨を示すコマンドを第2のコマンドとして適用しても良い。

【0448】

また、本実施例では、シリアル通信回路511のステータスレジスタ563の値を確認し、コマンドの送信中である場合には、一律第2のコマンドを送信しない構成であるが、図51(b)に示すように、基本処理においてコマンドデータを送信データレジスタ561に転送する際に、1バイト目のコマンドデータを転送する前にRAM507に割り当てられたコマンド転送完了フラグ領域の値を1に設定し、2バイト目のコマンドデータの転送を終えた後にコマンド転送完了フラグ領域の値を0に設定するとともに、コマンド設定処理において、コマンド転送完了フラグの値として1が設定されている場合のみ、第2のコマンドの送信データレジスタ561への転送を許可し、コマンド転送完了フラグの値として0が設定されている場合には、第2のコマンドの送信データレジスタ561への転送を禁止する構成としても良く、このような構成とすることで、図51(b)に示すように、第1のコマンドを構成する全てのコマンドデータが送信データレジスタ561に転送された後は、最後のコマンドデータ(2バイト目)が未だ送信データレジスタや送信用シフトレジスタ562に残っており、送信が完了していない状態であっても、第2のコマンドの送信データレジスタ561への転送が許可されることとなるため、第1のコマンドを構成する複数バイトのコマンドデータの間に、第2のコマンドを構成するコマンドデータが入り込んでしまうことがないうえに、第2のコマンドの送信が禁止される期間を極力短くすることができる。

【0449】

メイン制御部41は、約100ms毎にドア開放検出スイッチ25の検出状態を監視する。詳しくは、タイマ割込処理(メイン)のタイマ割込1~4のいずれでも行う、すなわち0.56ms毎に行うポート入力処理においてドア開放検出スイッチ25からの検出信号を正論理化した入力状態(ドア開放検出スイッチ25on=1、ドア閉塞状態で0)を取得し、タイマ割込処理(メイン)のタイマ割込2で行う、すなわち2.24ms毎に行うドア監視処理において、前述のポート入力処理において取得したドア開放検出スイッチ25の検出信号の確定状態(2回連続同一となった入力状態)を、約100ms(ドア監視処理45回)論理和し続け、その結果を使用してドア開放検出スイッチ25の検出状態を判定する。そして、約100msが経過した時点で算出結果が1の場合、すなわちその間に1回でもドア開放検出スイッチ25のon(開放状態)が検出された場合には、ドア開放検出スイッチ25のonと判定し、算出結果が0の場合、すなわちその間に1回もドア開放検出スイッチ25のon(開放状態)が検出されていない場合には、ドア開放検出スイッチ25のoffと判定する。この判定の結果と、ドアコマンド格納領域に格納されているドアコマンドが示すドア開放検出スイッチ25の検出状態と、が一致すればドア開放検出スイッチ25の検出状態に変化なしと判定し、一致しなければドア開放検出スイッチ25の検出状態が変化したと判定し、ドアコマンド格納領域に格納されているドアコマンドを、変化後の検出状態を示すドアコマンドに更新し、ドアコマンド送信要求2を設定して当該ドアコマンドの送信を命令する。また、メイン制御部41は、ドア開放検出スイッチ25の検出状態が変化したと判定した場合に、ドアコマンドの送信命令に加えて、外部出力基板1000に対するドア開放信号の出力状態も更新する。

【0450】

また、メイン制御部41は、電源投入時または1ゲーム終了時に、起動処理またはゲーム処理においてドアコマンド送信要求1を設定し、ドアコマンド送信用バッファに格納されているドアコマンドの送信を要求する。一方ドア監視処理においては、ドアコマンド送信要求1が設定されているか否かを判定し、ドアコマンド送信要求1が設定されている場合には、ドアコマンドの送信要求ありと判定し、ドアコマンド送信要求2を設定してドアコマンド格納領域に格納されているドアコマンドの送信を命令する。また、メイン制御部41は、ドアコマンド送信要求1が設定されている場合に、ドアコマンドの送信命令に加えて、外部出力基板1000に対するドア開放信号の出力状態も更新する。

【0451】

このように外部出力基板1000に対するドア開放信号の出力状態は、ドアコマンドの送信命令にリンクして更新されるようになっている。

【0452】

本実施例のスロットマシン1は、メイン制御部41がゲームの進行制御を行う操作スイッチとして1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8Rを備える。また、これら操作スイッチのうちスタートスイッチ7は、設定変更状態において設定値の確定操作にも用いられる。

【0453】

これらスイッチ類の操作は、ゲームの終了時から次のゲーム終了時までを構成する全ての制御状態において常にゲームの進行制御に関与するものではなく、制御状態に応じてゲームの進行制御に関与することもある場合がある。

【0454】

図52に示すように、ゲーム終了後（設定変更後）からゲーム開始までの制御状態においては、1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7の操作がゲームの進行制御に関与し、ストップスイッチ8L、8C、8Rの操作はゲームの進行制御に関与しない。さらにゲーム終了後（設定変更後）からゲーム開始までの制御状態であっても、賭数が規定数に到達していない状態、すなわち賭数をさらに加算できる状態であり、かつゲームの開始条件が成立していない状態では、1枚BETスイッチ5、MAXBETスイッチ6の操作がゲームの進行制御に関与するが、スタートスイッチ7の操作はゲームの進行制御に関与せず、一方で、賭数が規定数に到達している状態、すなわち賭数を加算できない状態であり、かつゲームの開始条件が成立している状態では、スタートスイッチ7の操作がゲームの進行制御に関与するが、1枚BETスイッチ5、MAXBETスイッチ6の操作はゲームの進行制御に関与しない。

【0455】

また、ゲーム開始後からゲーム終了までの制御状態では、ストップスイッチ8L、8C、8Rの操作がゲームの進行制御に関与し、1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7の操作はゲームの進行制御に関与しない。さらにゲーム開始後からゲーム終了までの制御状態であっても、全リールが回転中であれば、ストップスイッチ8L、8C、8Rの全ての操作がゲームの進行制御に関与するが、いずれかのリールが停止している状態であれば、ストップスイッチ8L、8C、8Rのうち回転中のリールに対応するストップスイッチのみがゲームの進行制御に関与し、停止済みのリールに対応するストップスイッチはゲームの進行制御に関与しない。

【0456】

尚、本発明における制御状態とは、ゲーム終了後（設定変更後）からゲーム開始までの制御状態、ゲーム開始後からゲーム終了までの制御状態に限らず、ゲーム終了後（設定変更後）からゲーム開始までの制御状態のうち賭数が規定数に到達していない状態、すなわち賭数をさらに加算できる状態であり、かつゲームの開始条件が成立していない制御状態、賭数が規定数に到達している状態、すなわち賭数を加算できない状態であり、かつゲームの開始条件が成立している制御状態、ゲーム開始後からゲーム終了までの制御状態のうち全リールが回転中の制御状態、左リールのみが停止している制御状態、中リールのみが停止している制御状態、右リールのみが停止している制御状態、左、中リールが停止している制御状態、左、右リールが停止している制御状態、右、中リールが停止している制御状態、ウェイト期間の状態、メダルの払出期間の状態のそれぞれについても該当する。さらに、ゲーム終了後（設定変更後）からゲーム開始までの制御状態において1枚BETスイッチ5やMAXBETスイッチ6の操作がゲームの進行制御に関与しない状態であっても、規定数の賭数が既に設定されているために1枚BETスイッチ5やMAXBETスイッチ6の操作がゲームの進行制御に関与しない制御状態と、規定数の賭数が未だ設定されていないが、クレジットが残存していないために1枚BETスイッチ5やMAXBETスイッチ6の操作がゲームの進行制御に関与しない制御状態とは、異なる制御状態といえ

る。

【0457】

また、設定変更状態では、スタートスイッチ7の操作が設定値の変更制御に関与し、1枚BETスイッチ5、MAXBETスイッチ6、ストップスイッチ8L、8C、8Rの操作はゲームの進行制御に関与しない。さらに設定変更状態であっても、設定値が確定する前であればスタートスイッチ7の操作が設定値の変更制御に関与するが、設定値が確定した後は、いずれの操作スイッチも設定値の変更制御に関与しない。また、設定確認状態では、1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8Rのいずれの操作もゲームの進行制御に関与しない。

【0458】

メイン制御部41は、これら操作スイッチを、一定時間間隔毎に割り込んで実行されるタイマ割込処理（メイン）中に実行するスイッチ入力判定処理において検出する。スイッチ入力判定処理では、操作スイッチの検出状態を監視し、いずれかの操作スイッチがoffからonに変化した場合に、該当する操作スイッチがoffからonに変化した旨を示すエッジデータ（立上りエッジ）を設定し、onからoffに変化した場合に、該当する操作スイッチがonからoffに変化した旨を示すエッジデータ（立下りエッジ）を設定する。

【0459】

そして、メイン制御部41は、ゲーム処理において現段階の制御状態に応じてゲームの進行制御に関与する操作スイッチの立上りエッジが設定されているか否かに基づいて当該操作スイッチの操作がなされたか否かを判定し、当該操作スイッチの操作がなされていると判定した場合には、エッジデータを全てクリアし、当該操作スイッチの操作に応じたゲームの進行制御を実行するとともに、ゲームの進行制御に伴うコマンド（BETコマンド、内部当選コマンド、リール停止コマンドなど）をシリアル通信回路511の送信データレジスタ561に転送し、サブ制御部91に対して送信させる。尚、いずれかの操作スイッチの操作が検出され、エッジデータが設定された場合でも、次回スイッチ入力判定処理までにクリアされなかった場合には、次回スイッチ入力判定処理でクリアされることとなる。

【0460】

メイン制御部41は、リール回転処理において回転中のリールに対応するストップスイッチの立上りエッジが設定されていると判定した場合に、他の操作スイッチの検出状態がonであるか否かを判定し、他の操作スイッチの検出状態がonであると判定した場合、すなわち他の操作スイッチが操作されている状態で回転中のリールに対応するストップスイッチの操作が検出された場合には、有効な停止操作とせず、対応するリールの停止制御を行わないようになっている。

【0461】

これは、ストップスイッチ8L、8C、8Rのうち2つ以上の操作が検出された場合に、いずれかの操作に基づく停止制御を優先すると、他方の停止制御が遅れてしまい、リールの停止態様が不自然になる等の問題が生じ得る虞があるためであり、上記のように他の操作スイッチが操作されている状態で回転中のリールに対応するストップスイッチの操作が検出されても、対応するリールの停止制御を行わないことで、一方のリールの停止制御によって他方のリールの停止制御が遅れることがないようにしている。

【0462】

また、メイン制御部41は、リール回転処理において回転中のリールに対応するストップスイッチの立上りエッジが設定されていると判定した場合に、他のストップスイッチに限らず、他の操作スイッチの検出状態がonであるか否かを判定し、他の操作スイッチのいずれかの検出状態がonであると判定した場合には、有効な停止操作とせず、対応するリールの停止制御を行わないようになっており、操作スイッチの検出状態のうちストップスイッチの検出状態のみを抽出することなく、例えば、onを1とし、offを0とした場合に、操作スイッチ全ての検出状態の総和を算出し、2以上であれば、他の操作スイッ

10

20

30

40

50

チが検出状態と判定するなど、操作スイッチ全ての検出状態を一括して判定することが可能となる。

【0463】

また、メイン制御部41は、設定変更状態において、未だ設定値が確定していない段階で、設定値を確定させるためのスタートスイッチ7の立上りエッジが設定されていると判定した場合に、他の操作スイッチの検出状態がonであるか否かを判定し、他の操作スイッチのいずれかの検出状態がonであると判定した場合には、設定値を確定させる制御を行わないようになっている。

【0464】

これは、後述のように設定変更状態においてサブ制御部91側で制御される管理者モードの操作手段として本来であればメイン制御部41がゲームの進行制御に用いる操作スイッチを流用しているためであり、上記のように未だ設定値が確定していない段階で、他の操作スイッチが操作されている状態で設定値を確定させるためのスタートスイッチ7が操作されても設定値の確定制御を行わないことで、管理者モードの操作に伴い、誤ってスタートスイッチ7も同時に操作してしまった場合でも、設定値は確定せず、設定値が未設定の段階が維持されるので、管理者が予期せずに設定値を確定させてしまうことがなく、誤操作によって再度、電源を落として最初から設定変更状態としなければならないといった煩わしさを軽減できるようになっている。

【0465】

メイン制御部41は、前述したスイッチ入力判定処理においていずれかの操作スイッチの検出状態の変化を判定した場合に、エッジデータを設定するとともに、エッジデータが設定されたスイッチ、立上りエッジであるか、立下りエッジであるか、他のスイッチの検出状態を示す操作検出コマンドを生成し、操作検出コマンド格納領域に格納するとともに、操作検出コマンド送信要求を設定する。

【0466】

そして、操作検出コマンド送信要求が設定されることで、タイマ割込処理（メイン）におけるコマンド送信処理において、操作検出コマンド格納領域に格納されている操作検出コマンドが読み出され、シリアル通信回路511の送信データレジスタ561に転送し、サブ制御部91に対して送信させる。

【0467】

このように本実施例では、メイン制御部41が、1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8Rが操作されたことを特定可能な操作検出コマンドをサブ制御部91に対して送信することで、サブ制御部91が、それぞれの制御状態においてゲームの進行制御に関与する操作スイッチであるか否かに関わらず、メイン制御部41により検出される操作スイッチが操作されたことが特定できるようになっており、ゲームの進行制御に関与しない操作スイッチの操作に応じて演出を実行可能である。

【0468】

また、本実施例では、メイン制御部41が、いずれかの操作スイッチの検出状態（on/of f）が変化したときのみ、その旨を示す操作検出コマンドを送信するようになっており、操作検出コマンドの送信を極力減らすことが可能となり、操作検出コマンドの送信に係る制御の負荷を軽減できるうえに、サブ制御部91側でも必要以上に操作検出コマンドを受信せずに済む。

【0469】

また、いずれかの操作スイッチの検出状態がof fからonに変化した場合だけでなく、onからof fに変化した場合にも、その変化を示す操作検出コマンドが送信されるので、サブ制御部91側で、ゲームの進行制御に関与しない操作スイッチの検出状態をリアルタイムに特定することが可能となるため、ゲームの進行制御に関与しない操作スイッチの操作が開始したタイミングだけでなく、操作が解除されたタイミングや操作が解除されないまま一定時間継続したタイミングに応じて異なる演出を行ったり、演出の開始タイミ

10

20

30

40

50

ングや終了タイミングを変化させることも可能となり、ゲームの進行制御に関与しない操作スイッチの操作に応じて多彩な演出を行うことができる。

【0470】

尚、本実施例では、いずれかの操作スイッチの検出状態 `off` から `on` に変化した旨または `on` から `off` に変化した旨を検出し、操作スイッチの検出状態の変化が検出されたときに、変化後の検出状態が特定される操作検出コマンドが送信されるようになっているが、いずれかの操作スイッチの検出状態が `off` から `on` に変化した旨のみを検出し、`off` から `on` に変化した旨が検出されたときに、該当する操作スイッチの操作を特定可能な操作検出コマンドを送信するようにしたり、いずれかの操作スイッチの検出状態が `on` から `off` に変化した旨のみを検出し、`on` から `off` に変化した旨が検出されたときに、該当する操作スイッチの操作を特定可能な操作検出コマンドを送信するようにしたりしても良く、このような構成とすることで、操作検出コマンドの送信をさらに減らすことが可能となり、操作検出コマンドの送信に係る制御の負荷を軽減できるうえに、サブ制御部 91 側で受信する操作検出コマンドも減らすことができる。

【0471】

また、本実施例では、いずれかの操作スイッチの検出状態 (`on/off`) が変化したときに、当該操作スイッチの検出状態に加えて他の操作スイッチの検出状態も特定可能な操作検出コマンドをサブ制御部 91 に対して送信するようになっており、このような構成とすることで、操作検出コマンドの送信を極力減らすことが可能となるうえに、サブ制御部 91 は、操作検出コマンドから検出状態の変化した操作スイッチの検出状態だけでなく、他の操作手段の検出状態も特定できるようになり、サブ制御部 91 側で、複数のスイッチの同時操作や特定のスイッチのみの操作といった複数の操作スイッチの操作状況を反映した演出を行うことが可能となり、操作スイッチの操作を用いた演出を多様なものにできる。さらに、サブ制御部 91 が操作検出コマンドを取りこぼした場合であっても、次回送信される操作検出コマンドに基づいて全ての操作スイッチについて最新の検出状態を特定することが可能となり、ゲームの進行制御に関与しない操作スイッチの操作に応じた演出を確実に実行することができる。

【0472】

尚、本実施例では、いずれかの操作スイッチの検出状態 (`on/off`) が変化したときのみ、その旨を示す操作検出コマンドを送信する構成であるが、メイン制御部 41 が、1 枚 `BET` スイッチ 5、`MAX BET` スイッチ 6、スタートスイッチ 7、ストップスイッチ 8 L、8 C、8 R のいずれかが操作されたか否かに関わらず、1 枚 `BET` スイッチ 5、`MAX BET` スイッチ 6、スタートスイッチ 7、ストップスイッチ 8 L、8 C、8 R それぞれの `on/off` の状態を特定可能な操作検出コマンドを一定間隔毎に送信する構成としても良く、このような構成であってもサブ制御部 91 側で、メイン制御部 41 により検出される操作スイッチが操作されたことが特定できるようになっており、ゲームの進行制御に関与しない操作スイッチの操作に応じて演出を実行可能である。

【0473】

また、本実施例では、タイマ割込処理 (メイン) のスイッチ入力判定処理において操作コマンドの送信要求を設定し、その後のコマンド送信処理において送信データレジスタ 561 に転送され、サブ制御部 91 に送信される構成であるが、基本処理においてゲームの進行制御に関与しない操作スイッチが操作されたか否か、すなわちゲームの進行制御に関与しない操作スイッチのエッジデータが設定されているか否かを判定し、ゲームの進行制御に関与しない操作スイッチが操作された場合に、その旨を示す操作検出コマンドを送信データレジスタ 561 に転送し、サブ制御部 91 に送信させる構成としても良く、このような構成であっても、サブ制御部 91 側で、メイン制御部 41 により検出される操作スイッチが操作されたことが特定できるようになっており、ゲームの進行制御に関与しない操作スイッチの操作に応じて演出を実行可能である。

【0474】

また、本実施例では、ゲームの進行制御に伴うコマンドは、基本処理において生成され

るとともに、送信データレジスタ561に転送され、サブ制御部91に送信される一方で、ゲームの進行制御に関与しない操作スイッチの操作に伴う操作検出コマンドは、タイマ割込処理（メイン）のスイッチ入力判定処理において生成され、その後のタイマ割込処理（メイン）のコマンド送信処理において送信データレジスタ561に転送され、サブ制御部91に送信される構成であるが、基本処理においてゲームの進行制御に関与する操作スイッチの操作が検出されたか否かを判定し、ゲームの進行制御に関与する操作スイッチの操作が検出された場合にゲームを進行させる制御を行うとともに、ゲームの進行制御に伴うコマンドを生成し、コマンドバッファに一時的に格納するとともに、基本処理においてゲームの進行制御に関与しない操作が検出されたか否かも判定し、ゲームの進行制御に関与しない操作スイッチの操作が検出された場合に、ゲームの進行制御に関与しない操作が検出された旨の操作検出コマンドを生成し、ゲームの進行制御に伴うコマンドと同様にコマンドバッファに一時的に格納し、その後のタイマ割込処理（メイン）において送信待ちのコマンドがコマンドバッファに格納されている場合に、送信データレジスタ561に転送し、サブ制御部91に対して送信させる構成としても良く、このような構成とすることで、基本処理の制御状態に関わりなく、コマンドの送信制御を共通化することが可能となる。

10

【0475】

また、このような構成を採った場合には、次回タイマ割込処理（メイン）においてコマンドバッファに格納されたコマンドを送信するまでに複数の送信待ちコマンドが格納される可能性がある。そして、複数のコマンドを連続して送信した場合、サブ制御部91側で取りこぼす可能性があるうえに、タイマ割込処理（メイン）の処理時間が長くなってしまい、基本処理が停滞してしまう虞があることから、コマンドバッファに格納されたコマンドが複数ある場合には、タイマ割込処理（メイン）1回につき1つのコマンドのみを送信することが好ましい。しかしながら、タイマ割込処理（メイン）1回につき1つのコマンドのみを送信する構成とすると、コマンドの送信タイミングが遅くなってしまうこととなる。

20

【0476】

一方、上記の構成を採った場合、ゲームの進行制御に関与する操作スイッチの操作とゲームの進行制御に関与しない操作スイッチの操作が同時に検出された場合に、ゲームの進行制御に伴うコマンドと、ゲームの進行制御に関与しない操作スイッチの操作に伴う操作検出コマンドと、が同時に生成され、コマンドバッファに格納される可能性がある。この場合、その後のタイマ割込処理（メイン）では、操作検出コマンドよりもゲームの進行制御に伴うコマンドの送信を優先することが好ましく、このようにすることで、ゲームの進行制御に伴うコマンドの送信が遅れてしまうことがなく、ゲームの進行制御に関与しない操作の影響によってゲームの進行制御に関与する操作に応じた演出が遅れてしまうことを防止できる。

30

【0477】

メイン制御部41は、電源投入に伴い、起動処理を実行し、起動処理の終了時に割込が許可され、その後、タイマ割込処理（メイン）を一定間隔毎に実行する。そして、メイン制御部41が電断前の状態に復帰可能な場合には、起動処理において割込が許可される前に復帰コマンドがサブ制御部91に対して送信される。また、RAM507の格納データの異常によりメイン制御部41が電断前の状態に復帰不可能な場合には、起動処理において割込が許可される前にRAM異常を示すエラーコマンドがサブ制御部91に対して送信される。また、設定キースイッチ37がonの状態であり、RAM507が初期化され、電断前の状態に復帰しない場合には、起動処理において割込が許可される前に設定開始を示す設定コマンドがサブ制御部91に対して送信される。これら起動処理において送信されるコマンドのうち復帰コマンドからは、メイン制御部41が電断前の状態に復帰する旨が特定され、RAM異常を示すエラーコマンド、設定開始を示す設定コマンドからは、メイン制御部41が電断前の状態には復帰しない旨が特定されることとなる。

40

【0478】

50

そして、前述のように操作検出コマンドは、タイマ割込処理（メイン）において送信されるとともに、起動処理の終了までは割込処理が許可されないのので、メイン制御部 4 1 の起動後、メイン制御部 4 1 が電断前の状態に復帰する旨が特定される復帰コマンドを送信したか、メイン制御部 4 1 が電断前の状態に復帰しない旨が特定される R A M 異常を示すエラーコマンド、設定開始を示す設定コマンドを送信した後に、操作検出コマンドの送信が許可されることとなる。

【0 4 7 9】

このようにメイン制御部 4 1 は、電源投入後、電断前の状態に復帰させないと判定して R A M 異常を示すエラーコマンドをサブ制御部 9 1 に対して送信するか、電断前の状態に復帰させて復帰コマンドをサブ制御部 9 1 に対して送信するまでは操作検出コマンドをサブ制御部 9 1 に対して送信しないので、メイン制御部 4 1 を復帰させるか否かが確定していない状態にも関わらず、サブ制御部 9 1 が操作検出コマンドから特定される操作に応じて演出を実行してしまうことがなく、電源投入時においてメイン制御部 4 1 の状態と食い違った演出が実行されてしまうことを防止できる。

10

【0 4 8 0】

また、メイン制御部 4 1 は、起動処理において復帰コマンド、R A M 異常を示すエラーコマンド、設定開始を示す設定コマンドをサブ制御部 9 1 に対して送信し、その後、割込を許可することでタイマ割込処理（メイン）を実行してその中のコマンド送信処理にて操作検出コマンドを送信するようになっており、コマンド送信処理において復帰コマンド、R A M 異常を示すエラーコマンド、設定開始を示す設定コマンドが既に送信されているか否かを判断することなく、操作検出コマンドよりも先に復帰コマンド、R A M 異常を示すエラーコマンド、設定開始を示す設定コマンドを送信することができる。

20

【0 4 8 1】

また、メイン制御部 4 1 は、タイマ割込処理（メイン）の最初に電圧低下信号が入力されているか否かを判定し、電圧低下信号が入力されている場合のみ電断処理（メイン）を実行するため、以前のタイマ割込処理（メイン）のスイッチ入力判定処理において操作検出コマンド送信要求が設定され、当該操作検出コマンド送信要求に基づく操作検出コマンドが送信されないまま、電断処理（メイン）が実行され、動作が停止してしまうことが生じうるが、メイン制御部 4 1 は、その起動時に操作検出コマンド送信要求がクリアされるため、電断前の状態で未送信となった操作検出コマンドが復帰して、復帰後の操作スイッチの検出状態が反映されていない操作検出コマンドが送信されてしまうことはない。このため、電源投入後、操作スイッチがなんら操作されていないにも関わらず、ゲームの進行制御に関与しない操作に応じた演出が実行されてしまうことを防止できる。

30

【0 4 8 2】

次に、サブ制御部 9 1 が実行する各種制御内容を、図 5 3 ～図 5 9 のフローチャートに基づいて以下に説明する。

【0 4 8 3】

サブ制御部 9 1 は、リセット回路 9 5 からリセット信号が入力されると、図 5 3 に示す起動処理（サブ）を行う。

【0 4 8 4】

起動処理（サブ）では、内蔵デバイスや周辺 I C、割込モード、スタックポインタ等を初期化した後（S r 1）、R A M 9 1 c へのアクセスを許可する（S r 2）。そして、R A M 9 1 c の全ての格納領域の R A M パリティを計算し（S r 3）、R A M パリティが 0 か否かを判定する（S r 4）。

40

【0 4 8 5】

R A M 9 1 c のデータが正常であれば、R A M パリティが 0 になるはずであり、S r 4 のステップにおいて R A M パリティが 0 であれば、R A M 9 1 c に格納されているデータが正常であるので、S r 5 のステップに進み、電断前の制御状態を復帰させる。S r 5 のステップでは、制御パターン格納領域に設定されている制御パターンではなく、復旧中パターン A に応じて演出装置の出力制御を行った後、S r 9 のステップに進む。

50

【0486】

S r 4のステップにおいてRAMパリティが0でなければ、RAM 91 cに格納されているデータが正常ではないので、RAM 91 cを初期化した後（S r 6）、制御パターン格納領域にパターン0を設定し（S r 7）、制御パターン格納領域に設定されているパターン0ではなく、復旧中パターンBに応じて演出装置の出力制御を行った後、S r 9のステップに進む。

【0487】

S r 9のステップでは、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかの受信待ちである旨を示す復旧待ちフラグをRAM 91 cに設定し、割込を許可する（S r 10）。 10

【0488】

その後、タイマ割込処理（サブ）において復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかの受信が判定され、復旧待ちフラグがクリアされるか、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに復旧待ち時間が経過するまで待機し（S r 11、S r 12）、S r 11のステップにおいて復旧待ちフラグが設定されていないと判定された場合、すなわち復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信した場合には、ループ処理に移行する。

【0489】

また、S r 12のステップにおいて復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに復旧待ち時間が経過したと判定した場合には、遊技制御基板40と正常に接続されていない旨を報知する接続エラー報知状態に移行する。 20

【0490】

尚、本実施例では、サブ制御部91の起動後、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに、復旧待ち時間が経過した場合に、接続エラー報知状態に移行する構成であるが、サブ制御部91の起動後、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに、復旧待ち時間が経過した場合に、演出装置の動作チェックなどを検証するための検査モードに自動的に移行する構成としても良く、このような構成とすることで、遊技制御基板40と演出制御基板90とを接続せずにサブ制御部91を起動させるのみで検査モードに制御させることが可能となるため、スロットマシンの開発段階や製造段階において演出装置の検査を容易に行うことができる。 30

【0491】

次に、サブ制御部91が1. 12 m sの間隔で定期的に実行するタイマ割込処理（サブ）を、図54～図56のフローチャートに基づいて以下に説明する。

【0492】

タイマ割込処理（サブ）においては、まず、停電判定処理を行う（S s 1）。停電判定処理では、電断検出回路98から電圧低下信号が入力されているか否かを判定し、電圧低下信号が入力されていれば、前回の停電判定処理でも電圧低下信号が入力されていたか否かを判定し、前回の停電判定処理でも電圧低下信号が入力されていた場合には停電と判定し、その旨を示す電断フラグを設定する。 40

【0493】

S s 1のステップにおける停電判定処理の後、電断フラグが設定されているか否かを判定し（S s 2）、電断フラグが設定されていなければ、S s 3に進み、電断フラグが設定されていた場合には、後述する電断処理（サブ）に移行する。

【0494】

S s 3のステップでは、RAM 91 cに割り当てられた受信用バッファ（メイン制御部41から受信したコマンドが格納される領域）にコマンドが格納されているか否か、すなわちメイン制御部41からコマンドを受信しているか否かを判定する。S s 3のステップ 50

において受信用バッファにコマンドが格納されていなければ、復旧待ちフラグが設定されているか否かを判定し（S s 4）、復旧待ちフラグが設定されていなければ、S s 4 6のステップに進み、復旧待ちフラグが設定されていれば、S s 5 0のステップに進む。

【0 4 9 5】

S s 3のステップにおいて受信用バッファにコマンドが格納されていれば、受信用バッファからコマンドを取得し（S s 5）、復旧待ちフラグが設定されているか否かを判定し（S s 6）、復旧待ちフラグが設定されていなければ、S s 2 0のステップに進む。

【0 4 9 6】

S s 6のステップにおいて復旧待ちフラグが設定されていれば、取得したコマンドが復帰コマンドか否かを判定し（S s 7）、復帰コマンドでなければS s 1 0のステップに進み、復帰コマンドであれば、復旧待ちフラグをクリアして（S s 8）、後述する検出状態格納領域と後述する操作検出フラグ、時間経過フラグ、連続操作カウンタ、操作時間カウンタからなる検出履歴とを初期化し（S s 9）、S s 4 3のステップに進む。

【0 4 9 7】

S s 1 0のステップでは、取得したコマンドが設定開始を示す設定コマンドか否かを判定し、設定開始を示す設定コマンドでなければS s 1 5のステップに進み、設定開始を示す設定コマンドであれば、復旧待ちフラグをクリアして（S s 1 1）、RAM 9 1 cを初期化し（S s 1 2）、管理者モードに制御されている旨を示す管理者モードをRAM 9 1 cに設定し（S s 1 3）、制御パターン格納領域に後述する管理者モード画面の表示などが行われる管理者用パターンを設定し（S s 1 4）、S s 4 3のステップに進む。

【0 4 9 8】

S s 1 5のステップでは、取得したコマンドがRAM異常エラーを示すエラーコマンドか否かを判定し、RAM異常エラーを示すエラーコマンドでなければ、受信用バッファに格納されているコマンドのうち今回取得したコマンドをクリアし（S s 1 9）、S s 5 0のステップに進む。

【0 4 9 9】

S s 1 5のステップにおいて取得したコマンドがRAM異常エラーを示すエラーコマンドであれば、復旧待ちフラグをクリアして（S s 1 6）、RAM 9 1 cを初期化し（S s 1 7）、制御パターン格納領域にエラーパターンを設定し（S s 1 8）、S s 4 3のステップに進む。

【0 5 0 0】

S s 2 0のステップでは、取得したコマンドが設定終了を示す設定コマンドか否かを判定し、設定終了を示す設定コマンドでなければS s 2 5のステップに進み、設定終了を示す設定コマンドであれば、設定終了を示す設定コマンドから特定される設定値をRAM 9 1 cに格納し（S s 2 1）、管理者モードが設定されているか否かを判定する（S s 2 2）。

【0 5 0 1】

S s 2 2のステップにおいて管理者モードが設定されていなければS s 4 3のステップに進み、管理者モードが設定されていれば、制御パターン格納領域にパターン0を設定し（S s 2 3）、管理者モードをクリアして（S s 2 4）、S s 4 3のステップに進む。

【0 5 0 2】

S s 2 5のステップでは、取得したコマンドが確認開始を示す設定確認コマンドか否かを判定し、確認開始を示す設定確認コマンドでなければS s 2 9のステップに進み、確認開始を示す設定確認コマンドであれば、制御パターン格納領域に設定されている制御パターンを待避し（S s 2 6）、RAM 9 1 cに管理者モードを設定し（S s 2 7）、制御パターン格納領域に管理者用パターンを設定し（S s 2 8）、S s 4 3のステップに進む。

【0 5 0 3】

S s 2 9のステップでは、取得したコマンドがエラーの発生を示すエラーコマンドか否かを判定し、エラーの発生を示すエラーコマンドでなければS s 3 2のステップに進み、エラーの発生を示すエラーコマンドであれば、制御パターン格納領域に設定されている制

10

20

30

40

50

御パターンを待避し（S s 3 0）、制御パターン格納領域にエラーパターンを設定し（S s 3 1）、S s 4 3のステップに進む。

【0 5 0 4】

S s 3 2のステップでは、取得したコマンドがエラーの解除を示すエラーコマンドか否かを判定し、エラーの解除を示すエラーコマンドであればS s 3 5のステップに進み、エラーの解除を示すエラーコマンドでなければ、取得したコマンドが確認終了を示す設定確認コマンドか否かを判定する（S s 3 3）。S s 3 3のステップにおいて取得したコマンドが確認終了を示す設定確認コマンドでなければS s 3 5のステップに進み、確認終了を示す設定確認コマンドであれば、管理者モードをクリアし（S s 3 4）、S s 3 5のステップに進む。S s 3 5のステップでは、待避していた制御パターンを制御パターン格納領域に復帰させ、S s 4 3のステップに進む。

10

【0 5 0 5】

S s 3 6のステップでは、取得したコマンドが内部当選コマンドか否かを判定し、内部当選コマンドでなければS s 3 8のステップに進み、内部当選コマンドであれば、ROM 9 1 bに格納されている演出テーブルを参照し、内部当選コマンドが示す内部抽選の結果に応じた選択率にて演出パターンを選択し、選択した演出パターンを当該ゲームの演出パターンとしてRAM 9 1 cに設定する演出パターン選択処理を実行し（S s 3 7）、S s 4 2のステップに進む。

【0 5 0 6】

S s 3 8のステップでは、取得したコマンドがフリーズコマンドか否かを判定し、フリーズコマンドでなければS s 4 0のステップに進み、フリーズコマンドであれば、当該フリーズコマンドが示すフリーズの有無、フリーズに制御される場合には、その時期をRAM 9 1 cに設定し（S s 3 9）、S s 4 5のステップに進む。

20

【0 5 0 7】

S s 4 0のステップでは、取得したコマンドが操作検出コマンドか否かを判定し、操作検出コマンドでなければS s 4 2のステップに進み、操作検出コマンドであれば、操作スイッチの検出状態を更新する操作検出処理1を実行し（S s 4 1）、S s 4 2のステップに進む。

【0 5 0 8】

S s 4 2のステップでは、ROM 9 1 bに格納されている制御パターンテーブルを参照し、RAM 9 1 cに設定されている演出パターン及び取得したコマンドに対応して登録されている制御パターンを読み出して制御パターン格納領域の制御パターンを更新する制御パターン更新処理を実行し、S s 4 3のステップに進む。

30

【0 5 0 9】

S s 4 3のステップでは、制御パターン格納領域に設定されている制御パターンと演出装置の出力状態とが一致するか否かを判定し、制御パターン格納領域に設定されている制御パターンと演出装置の出力状態が一致する場合には、S s 4 5のステップに進み、一致しない場合には、制御パターン格納領域に設定されている制御パターンに応じて演出装置の出力制御を行い（S s 4 4）、S s 4 5のステップに進む。

【0 5 1 0】

S s 4 5のステップでは、受信用バッファに格納されているコマンドのうち今回取得したコマンドをクリアし、S s 4 6のステップに進む。S s 4 6のステップでは、操作スイッチが一定時間継続して操作されたか否かを監視する操作検出処理2を実行し、S s 4 7のステップに進む。

40

【0 5 1 1】

S s 4 7のステップでは、管理者モードが設定されているか否かを判定し、管理者モードが設定されていなければ、操作スイッチの検出状態などに応じて操作演出を行う操作演出処理を実行し（S s 4 8）、S s 5 0のステップに進む。S s 4 7のステップにおいて管理者モードが設定されていれば、操作スイッチの検出状態などに応じて管理情報へのアクセス制御を行う管理者モード処理を実行し（S s 4 9）、S s 5 0のステップに進む。

50

【0512】

S s 5 0 のステップでは、各種カウンタの値を更新する処理を行った後、タイマ割込処理（サブ）を終了する。

【0513】

図 5 7 は、サブ制御部 9 1 が前述したタイマ割込処理（サブ）において実行する操作検出処理 1 の制御内容を示すフローチャートである。

【0514】

操作検出処理 1 では、操作スイッチの検出状態の変化状況（前回の検出状態と今回の検出状態）が操作スイッチ毎に格納される検出状態格納領域における各操作スイッチの検出状態を操作検出コマンドが示す検出状態に合わせて更新する（S s 2 0 1）。 10

【0515】

次いで、更新された検出状態格納領域を参照し、いずれかの操作スイッチの検出状態が o f f から o n に変化したか否かを判定し（S s 2 0 2）、o f f から o n に変化した操作スイッチがなければ S s 2 0 6 のステップに進み、o f f から o n に変化した操作スイッチがあれば、操作スイッチの操作状態が変化した旨を示す操作検出フラグ（立上りまたは立下り）が操作スイッチ毎に格納される操作検出フラグ格納領域に、o f f から o n に変化した操作スイッチに対応して立上りフラグを設定し（S s 2 0 3）、連続して操作された回数を各操作スイッチ毎に計数する連続操作カウンタを更新する（S s 2 0 4）。詳しくは、今回 o f f から o n に変化した操作スイッチ以外に対応するカウンタの値をクリアし、今回 o f f から o n に変化した操作スイッチに対応するカウンタの値を 1 回加算する。 20

【0516】

次いで、各操作スイッチが継続して操作されている時間を計時するための操作時間カウンタのうち o f f から o n に変化した操作スイッチに対応するカウンタの値を初期化（0 とする）し（S s 2 0 5）、S s 2 0 6 のステップに進む。

【0517】

S s 2 0 6 のステップでは、更新された検出状態格納領域を参照し、いずれかの操作スイッチの検出状態が o n から o f f に変化したか否かを判定し、o n から o f f に変化した操作スイッチがなければ、図 5 5 のフローチャートに復帰し、o n から o f f に変化した操作スイッチがあれば、操作検出フラグ格納領域に、o n から o f f に変化した操作スイッチに対応して立下りフラグを設定し（S s 2 0 7）、図 5 5 のフローチャートに復帰する。 30

【0518】

図 5 8 は、サブ制御部 9 1 が前述したタイマ割込処理（サブ）において実行する操作検出処理 2 の制御内容を示すフローチャートである。

【0519】

操作検出処理 2 では、検出状態格納領域を参照し、今回の状態が o n の操作スイッチがあるか否かを判定し（S s 3 0 1）、今回の状態が o n の操作スイッチがなければ、図 5 6 に示すフローチャートに復帰する。

【0520】

S s 3 0 1 のステップにおいて今回の状態が o n の操作スイッチがあれば、今回の状態が o n の操作スイッチの操作時間カウンタの値を参照し、当該操作スイッチが o n となってから 1 0 秒経過したか否かを判定し（S s 3 0 2）、1 0 秒経過していなければ、S s 3 0 4 のステップに進み、1 0 秒経過していれば 1 0 秒経過フラグを設定し（S s 3 0 3）、S s 3 0 4 のステップに進む。 40

【0521】

S s 3 0 4 のステップでは、今回の状態が o n の操作スイッチの操作時間カウンタの値を参照し、当該操作スイッチが o n となってから 5 秒経過したか否かを判定し、5 秒経過していなければ、S s 3 0 6 のステップに進み、5 秒経過していれば 5 秒経過フラグを設定し（S s 3 0 5）、S s 3 0 6 のステップに進む。 50

【0522】

S s 3 0 6のステップでは、今回の状態がo nの操作スイッチの操作時間カウンタの値を参照し、当該操作スイッチがo nとなってから3秒経過したか否かを判定し、3秒経過していなければ、図56に示すフローチャートに復帰し、3秒経過していれば3秒経過フラグを設定し（S s 3 0 7）、図56に示すフローチャートに復帰する。

【0523】

図59は、サブ制御部91が前述したタイマ割込処理（サブ）において電断検出回路98からの電圧低下信号が入力されたと判定したときに実行する電断処理（サブ）の制御内容を示すフローチャートである。

【0524】

電断処理（サブ）においては、まず、割込を禁止する（S t 1）。すなわち電断処理（サブ）の開始にともなってその他の割込処理が実行されることを禁止する。次いで、使用している可能性がある全てのレジスタをスタック領域に退避する（S t 2）。

【0525】

次いで、全ての出力ポートを初期化する（S t 3）。次いでR A M 9 1 cの全ての格納領域の排他的論理和が0になるようにR A Mパリティ調整用データを計算してセットし（S t 4）、R A M 9 1 cへのアクセスを禁止する（S t 5）。

【0526】

そして、電圧低下信号が入力されているか否かの判定（S t 6）を除いて、何らの処理も行わないループ処理に入る。すなわち、そのまま電圧が低下すると内部的に動作停止状態になる。よって、電断時に確実にサブ制御部91は動作停止する。また、このループ処理において、電圧が回復し、電圧低下信号が入力されない状態となると、前述した起動処理（サブ）が実行され、R A Mパリティが0となれば、元の処理に復帰することとなる。

【0527】

このように、本実施例では、R A M 4 1 cへのアクセスを禁止した後、電圧低下信号の出力状況を監視して、電圧低下信号が入力されなくなった場合に電圧の回復を判定し、起動処理（サブ）へ移行するようになっており、瞬停時においても、システムリセット信号が入力されるまで起動しないメイン制御部41と比較して早い段階でサブ制御部91が起動することとなる。

【0528】

次に、メイン制御部41が演出制御基板90に対して送信するコマンドに基づいてサブ制御部91が実行する演出の制御について説明する。

【0529】

サブ制御部91は、メイン制御部41からのコマンドを受信した際に、コマンド受信処理を実行する。コマンド受信割込処理では、R A M 9 1 cに設けられた受信用バッファに、コマンド伝送ラインから取得したコマンドを格納する。

【0530】

受信用バッファには、最大で16個のコマンドを格納可能な領域が設けられており、複数のコマンドを蓄積できるようになっている。

【0531】

サブ制御部91は、タイマ割込処理（サブ）において、受信用バッファに未処理のコマンドが格納されているか否かを判定し、未処理のコマンドが格納されている場合には、そのうち最も早い段階で受信したコマンドに基づいてR O M 9 1 bに格納された制御パターンテーブルを参照し、制御パターンテーブルに登録された制御内容に基づいて液晶表示器51、演出効果L E D 5 2、スピーカ53、54、リールL E D 5 5等の各種演出装置の出力制御を行う。

【0532】

制御パターンテーブルには、複数種類の演出パターン毎に、コマンドの種類に対応する液晶表示器51の表示パターン、演出効果L E D 5 2の点灯態様、スピーカ53、54の出力態様、リールL E Dの点灯態様等、これら演出装置の制御パターンが登録されており

10

20

30

40

50

、サブ制御部 9 1 は、コマンドを受信した際に、制御パターンテーブルの当該ゲームにおいて R A M 9 1 c に設定されている演出パターンに対応して登録された制御パターンのうち、受信したコマンドの種類に対応する制御パターンを参照し、当該制御パターンに基づいて演出装置の出力制御を行う。これにより演出パターン及び遊技の進行状況に応じた演出が実行されることとなる。

【0 5 3 3】

尚、サブ制御部 9 1 は、あるコマンドの受信を契機とする演出の実行中に、新たにコマンドを受信した場合には、実行中の制御パターンに基づく演出を中止し、新たに受信したコマンドに対応する制御パターンに基づく演出を実行するようになっている。すなわち演出が最後まで終了していない状態でも、新たにコマンドを受信すると、受信した新たなコマンドが新たな演出の契機となるコマンドではない場合を除いて実行していた演出はキャンセルされて新たなコマンドに基づく演出が実行されることとなる。

10

【0 5 3 4】

特に、本実施例では、演出の実行中に賭数の設定操作がなされたとき、すなわちサブ制御部 9 1 が、賭数が設定された旨を示す B E T コマンドを受信したときに、実行中の演出を中止するようになっている。このため、遊技者が、演出を最後まで見るよりも次のゲームを進めたい場合には、演出がキャンセルされ、次のゲームを開始できるので、このような遊技者に対して煩わしい思いをさせることがない。また、演出の実行中にクレジットまたは賭数の精算操作がなされたとき、すなわちサブ制御部 9 1 が、ゲームの終了を示す遊技状態コマンドを受信した後、ゲームの開始を示す内部当選コマンドを受信する前に、払出開始コマンドを受信した場合には、実行中の演出を中止するようになっている。クレジットや賭数の精算を行うのは、遊技を終了する場合であり、このような場合に実行中の演出を終了させることで、遊技を終了する意志があるのに、不要に演出が継続してしまわないようになっている。

20

【0 5 3 5】

演出パターンは、内部当選コマンドを受信した際に、内部当選コマンドが示す内部抽選の結果に応じた選択率にて選択され、R A M 9 1 c に設定される。演出パターンの選択率は、R O M 9 1 b に格納された演出テーブルに登録されており、サブ制御部 9 1 は、内部当選コマンドを受信した際に、内部当選コマンドが示す内部抽選の結果に応じて演出テーブルに登録されている選択率を参照し、その選択率に応じて複数種類の演出パターンからいずれかの演出パターンを選択し、選択した演出パターンを当該ゲームの演出パターンとして R A M 9 1 c に設定するようになっており、同じコマンドを受信しても内部当選コマンドの受信時に選択された演出パターンによって異なる制御パターンが選択されるため、結果として演出パターンによって異なる演出が行われることがある。

30

【0 5 3 6】

サブ制御部 9 1 の R A M 9 1 c には、操作スイッチの検出状態の変化状況が操作スイッチ毎に格納される検出状態格納領域と、操作スイッチの操作状態が変化した旨を示す操作検出フラグが操作スイッチ毎に格納される操作検出フラグ格納領域と、が割り当てられている。さらに検出状態格納領域には、操作検出コマンドを受信する前（前回）の検出状態と、操作検出コマンドを受信した後（今回）の検出状態と、が割り当てられており、それぞれに操作検出コマンドの受信前後の各操作スイッチの検出状態が格納されるようになっている。

40

【0 5 3 7】

サブ制御部 9 1 は、タイマ割込処理（サブ）において受信用バッファに未処理のコマンドが格納されていると判定した場合に、操作検出処理 1 を行う。操作検出処理 1 では、未処理のコマンドが操作検出コマンドか否かを判定し、操作検出コマンドであると判定した場合に、検出状態格納領域に格納されている今回の検出状態を前回の検出状態に移動し、操作検出コマンドが示す各操作スイッチの検出状態を今回の検出状態として格納するとともに、前回の検出状態と今回の検出状態とが異なる操作スイッチがある場合に、o f f から o n に変化した場合には、その操作スイッチに対応する操作検出フラグとして立上りフ

50

ラグを設定し、onからoffに変化した場合には、その操作スイッチに対応する操作検出フラグとして立下りフラグを設定する。

【0538】

このように本実施例では、メイン制御部41が、いずれかの操作スイッチの検出状態が変化したときに、全ての操作スイッチの検出状態を特定可能な操作検出コマンドを送信するとともに、サブ制御部91は、操作検出コマンドを受信した際に、検出状態格納領域に格納されている操作検出コマンドの受信前後の各操作スイッチの検出状態を更新し、検出状態が異なる操作スイッチがある場合に、その操作スイッチに対応する操作検出フラグを設定するようになっており、サブ制御部91は、操作検出フラグの有無を確認することで、操作スイッチの検出状態が変化した旨に加え、操作検出コマンドの受信前後で各操作スイッチの検出状態がどのように変化したか、すなわちoffからonに変化したのか、onからoffに変化したのか、を判別できるようになっている。

10

【0539】

このため、サブ制御部91は、操作スイッチの操作が開始したタイミングだけでなく、その操作が解除されたタイミングに応じて演出を行ったり、演出を変化させることが可能となり、ゲームの進行制御に関与しない操作スイッチの操作態様に応じて多彩な演出を行うことができる。

【0540】

尚、本実施例では、サブ制御部91が、検出状態格納領域に格納されている操作検出コマンドの受信前後の各操作スイッチの検出状態から、各操作スイッチの検出状態がどのように変化したか否かを判定するようになっているが、本実施例では、メイン制御部41が、いずれかの操作スイッチの検出状態が変化したときに、検出状態が変化したスイッチ及びoffからonへの変化であるか、onからoffへの変化であるか、を特定可能な操作検出コマンドが送信されるので、操作検出コマンド自体から、操作検出コマンドの受信前後の各操作スイッチの検出状態がどのように変化したか否かを判別する構成としても良く、このような構成とすることで、ゲームの進行制御に影響しない操作スイッチの操作に伴うサブ制御部91の制御負荷を軽減することができる。

20

【0541】

また、検出状態格納領域には、各操作スイッチの検出状態が格納されており、サブ制御部91は、いずれかの操作検出フラグが設定され、当該操作検出フラグに対応する操作スイッチの検出状態の変化が特定された場合に、検出状態格納領域の他の操作スイッチの検出状態を確認することで、検出状態が変化した操作スイッチだけでなく、他の操作スイッチの検出状態も特定できるようになっている。

30

【0542】

このため、複数の操作スイッチが同時に操作されている状態を特定可能となり、例えば、パターン1やパターン3の操作演出のように、複数の操作スイッチが同時に操作されることで演出を行うことが可能となり、複数の操作スイッチの操作の仕方によって多様な演出を行うことができる。

【0543】

また、サブ制御部91は、パターン1の操作演出のように、左ストップスイッチ、中ストップスイッチの操作スイッチが同時に操作されることで演出を行う場合に、左ストップスイッチが検出されており、かつ右ストップスイッチが検出されていない状態で、中ストップスイッチの操作を検出した場合にはステージ変更演出を行うが、左ストップスイッチ及び右ストップスイッチの双方が検出されている状態で、中ストップスイッチの操作を検出した場合には、上記と同様に左ストップスイッチと中ストップスイッチの操作が同時に検出されていることとなるが、この場合には、ステージ変更演出を行わないようになっている。

40

【0544】

すなわち特定の操作スイッチの操作に応じて特定の操作演出を行う際に、特定の操作スイッチとともに特定の操作スイッチ以外の操作スイッチが操作された場合には、特定の操

50

作演出を行わないようになっている。

【0545】

このため、特定の操作スイッチの操作に基づく特定の操作演出は、特定の操作スイッチが他の操作スイッチと同時に操作された場合や他の操作スイッチが操作されている状態で操作された場合には実行されることがなく、誤った操作によって特定の操作演出が実行されることがないため、特定の操作演出を希望する遊技者に対してのみ特定の操作演出を実行することができる。

【0546】

また、上記のように特定の操作スイッチとともに特定の操作スイッチ以外の操作スイッチが操作された場合には、特定の操作演出を行わないことにより、例えば、パターン1とパターン3の操作演出のように、各々の演出を実行させるための操作スイッチの一部が重複する場合でも、異なる演出を実行させることが可能となる。すなわちパターン1の操作演出は、左ストップスイッチと中ストップスイッチが同時に操作されることで実行され、パターン2の操作演出は、中ストップスイッチと右ストップスイッチが同時に操作されることで実行されるが、左ストップスイッチと右ストップスイッチが同時に操作されている状態で、中ストップスイッチが操作された際に、左ストップスイッチと中ストップスイッチの同時操作なのか、中ストップスイッチと右ストップスイッチの同時操作なのか、を判別することができなくなってしまう、いずれか一方の同時操作に対してしか演出を割り当てることができなくなってしまうが、特定の操作スイッチとともに特定の操作スイッチ以外の操作スイッチが操作された場合には、特定の操作演出を行わないことにより、パターン1とパターン2の操作演出のようなケースであっても、それぞれの同時操作に対して演出を割り当てることが可能となり、複数の操作スイッチの操作の仕方によってさらに多様な演出を行うことができる。

【0547】

サブ制御部91は、操作検出処理1においていずれかの操作スイッチの検出状態がoffからonに変化した場合、すなわち操作スイッチの操作が開始した場合に、RAM91cに割り当てられた操作時間カウンタのうち該当する操作スイッチの操作時間カウンタの値を初期化する。操作時間カウンタの値は、タイマ割込処理（サブ）が実行される毎に加算されるようになっており、操作時間カウンタの値を参照することで操作スイッチの操作が開始してからの経過時間を判別できる。

【0548】

また、サブ制御部91は、タイマ割込処理（サブ）が実行される毎に、操作検出処理2を実行する。操作検出処理2では、検出状態格納領域に格納された今回の検出状態がonであるか否かを操作スイッチ毎に判定し、onである場合、すなわち操作スイッチの操作が継続している場合には、該当する操作スイッチの操作時間カウンタの値を参照し、予め定められた時間経過していれば、その旨を示す時間経過フラグを操作スイッチに対応付けて設定する。本実施例では、3秒経過時、5秒経過時、10秒経過時に、それぞれ時間経過フラグとして3秒経過フラグ、5秒経過フラグ、10秒経過フラグを設定する。

【0549】

このため、サブ制御部91は、時間経過フラグが設定されているか否かを確認することにより操作スイッチが継続して操作された時間が一定時間経過したことを契機に演出を行うことが可能となる。

【0550】

尚、本実施例では、サブ制御部91が、操作スイッチの検出状態がoffからonに変化した後、当該操作スイッチの検出状態がonからoffに変化せずに経過した時間を計時することで、サブ制御部91側で操作スイッチの連続操作時間を把握することが可能となり、メイン制御部41側で個々のスイッチ毎に連続操作時間を計時するタイマを有することなく、サブ制御部91のプログラムを変更するのみで操作スイッチの連続操作時間を検出することが可能となるが、メイン制御部41側で操作スイッチの操作がoffからonに変化した後、onからoffに変化せずに経過した時間を計時し、この時間が規定時

間に到達したときに操作スイッチが規定時間連続して操作された旨を示すコマンドを送信することで、サブ制御部 91 側で、操作スイッチの操作が継続して操作された旨を特定できるようにしても良い。

【0551】

また、サブ制御部 91 は、操作検出処理 1 においていずれかの操作スイッチの検出状態が off から on に変化した場合、すなわち操作スイッチの操作が開始した場合に、RAM 91c に割り当てられた連続操作カウンタのうち該当する操作スイッチの連続操作カウンタの値を 1 加算する。連続操作カウンタの値は、他の操作スイッチの検出状態が off から on に変化した場合または演出開始時などのサブ制御部 91 からの命令によりクリアされるようになっており、連続操作カウンタの値を参照することである起点から特定の操作スイッチが連続して操作された回数を判別できる。そして、サブ制御部 91 は、連続操作カウンタの値を確認することにより、ある起点からの操作スイッチの連続操作回数が規定回数に到達したことを契機に演出を行うことが可能となる。

10

【0552】

尚、本実施例では、サブ制御部 91 が、操作スイッチの検出状態が off から on に変化した回数を計数することで、サブ制御部 91 側で操作スイッチ連続操作回数を把握することが可能となり、メイン制御部 41 側で個々のスイッチ毎に連続操作回数を計数するカウンタを有することなく、サブ制御部 91 のプログラムを変更するのみで操作スイッチの操作回数を検出することが可能となるが、メイン制御部 41 側で操作スイッチの操作が off から on に変化した回数を計数し、この回数が規定回数に到達したときに操作スイッチが規定回数操作された旨を示すコマンドを送信することで、サブ制御部 91 側で、操作スイッチの操作が規定回数操作された旨を特定できるようにしても良い。

20

【0553】

サブ制御部 91 の RAM 91c には、制御パターンが設定される制御パターン格納領域が割り当てられており、サブ制御部 91 は、メイン制御部 41 からコマンドを受信した際に、当該コマンドに応じた制御パターンを制御パターン格納領域に設定するとともに、制御パターン格納領域に設定されている制御パターンを参照して演出装置の出力状態を制御する。

【0554】

例えば、図 60 (a) に示すように、サブ制御部 91 がゲームの進行制御に応じたコマンド a を受信すると、コマンド a に対応するパターン a を制御パターン格納領域に設定し、これとほぼ同時に演出装置をパターン a に基づく出力状態に制御する。これにより液晶表示器 51 にはパターン a に基づく画像が表示され、スピーカ 53、54 からパターン a に基づく効果音が出力され、演出効果 LED 52、リール LED 55 がパターン a に基づく点灯態様となる。その後、ゲームの進行制御に応じたコマンド b を受信すると、制御パターン格納領域の制御パターンをコマンド b に対応するパターン b に更新し、制御パターン格納領域の制御パターンが変更されると、これとほぼ同時に演出装置を変更後のパターン b に基づく出力状態に制御する。これにより液晶表示器 51 に表示されているパターン a に基づく画像がパターン b に基づく画像に更新され、スピーカ 53、54 からパターン b に基づく効果音が出力され、演出効果 LED 52、リール LED 55 がパターン b に基づく点灯態様となる。また、図 60 (b) に示すように、対応する制御パターンがコマンド a と同じコマンド c を受信すると、制御パターン格納領域の制御パターンをコマンド c に対応するパターン a に更新するが、制御パターン格納領域の制御パターン自体は変化せず、この場合には、演出装置の出力状態を切り替えることなく、そのままの状態を維持するようになっている。

30

40

【0555】

また、サブ制御部 91 は、電源投入時においてメイン制御部 41 よりも先に起動するとともに、その起動時に、RAM 91c のデータが正常であれば、図 61 (a) に示すように、メイン制御部 41 の起動時に必ず送信される復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信せずとも、サブ制御部 91

50

の制御状態を電断前の制御状態に復帰させるが、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信するまでは、制御パターン格納領域に設定されている制御パターンに応じた出力制御は行わず、復旧処理中である旨を報知する復旧中パターンAに応じた出力制御を行う。これにより液晶表示器51には復旧処理中を示す復旧中画像が表示され、演出効果LED52は消灯状態となる。尚、スピーカ53、54からの効果音の出力はなく、リールLED55も消灯状態となる。その後、復帰コマンドを受信した場合には、制御パターン格納領域に設定されている制御パターンに応じた出力制御を行い、この時点で演出装置の出力状態が復旧中パターンAから制御パターン格納領域に設定されている制御パターンに応じた出力状態に切り替わる。これにより液晶表示器51に表示されている復旧中画像が制御パターン格納領域に設定されている制御パターンに基づく画像に更新され、スピーカ53、54から制御パターン格納領域に設定されている制御パターンに基づく効果音が出力され、演出効果LED52、リールLED55が制御パターン格納領域に設定されている制御パターンに基づく点灯態様となる。

10

【0556】

また、復帰コマンドを受信した場合には、検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴を初期化するようになっており、これら電断前に受信した操作検出フラグに基づく操作スイッチの検出状態や操作履歴は、復帰コマンドを受信しても復帰させない。

20

【0557】

また、サブ制御部91は、前述のようにタイマ割込処理（サブ）の最初に電圧低下信号が入力されているか否かの判定を行い、電圧低下信号が入力されていると判定した場合に、電断処理（サブ）を行う。一方、1回のタイマ割込処理（サブ）において受信用バッファに格納されている未処理のコマンドから最も早い段階で受信したコマンドを1つのみ取得することとなるが、メイン制御部41は、連続してコマンドを送信することもあるので、受信用バッファに未処理のコマンドが残ったまま、電断処理（サブ）が実行されることがあり、この場合、サブ制御部91が、受信用バッファに電断前に受信し、かつ未処理のままのコマンドが残った状態で起動することが生じうる。

【0558】

30

この場合、メイン制御部41から送信される復帰コマンドよりも前に、復帰コマンド以外のコマンドを受信している状態となるが、サブ制御部91は、その起動時に制御状態を電断前の制御状態に復帰させた後、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信していない状態で、他のコマンドを取得した場合には、制御パターン格納領域に設定されている電断前の制御パターンを当該コマンドに応じた制御パターンに更新するようになっている。この際、演出装置の出力状態は、復旧中パターンAのまま維持され、新たな制御パターンに応じた出力状態には切り替わらず、復帰コマンドを受信した時点で新たな制御パターンに応じた出力状態となる。

【0559】

例えば、図61（b）に示すように、サブ制御部91は、その起動時に制御状態を電断前の制御状態に復帰させた後、復帰コマンド、RAM異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信する前に、コマンドbを取得すると、制御パターン格納領域の制御パターンを電断前の制御パターンaからコマンドbに対応するパターンbに更新するが、演出装置の出力状態は変更せず、復旧中パターンAのまま維持し、その後、復帰コマンドを受信した時点で、制御パターン格納領域に設定されているパターンbに基づく出力状態に制御する。すなわち復帰コマンドを受信する前に、コマンドを取得すると電断前に設定されていた制御パターンが取得したコマンドに応じた制御パターンに更新され、復帰コマンドを受信した時点で、その前に取得したコマンドを反映した制御パターンにて出力制御が行われるようになっている。

40

【0560】

50

また、サブ制御部 91 は、その起動時に、RAM 91 c のデータが正常でなければ、図 62 (a) に示すように、メイン制御部 41 の起動時に必ず送信される復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信せずとも、RAM 91 c を初期化し、制御パターン格納領域に初期化後に対応するパターン 0 (通常画面の表示など) を設定するが、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始コマンドのいずれかを受信するまでは、制御パターン格納領域に設定されているパターン 0 に応じた出力制御は行わず、復旧処理中である旨を報知する復旧中パターン B に応じた出力制御を行う。これにより液晶表示器 51 には復旧中パターン A と同じ復旧中画像が表示されるが、演出効果 LED 52 は復旧中パターン A と異なり点滅状態となる。尚、復旧中パターン A と同様にスピーカ 53、54 からの効果音の出力はなく、リール LED 55 も消灯状態となる。その後、復帰コマンドを受信した場合には、制御パターン格納領域に設定されているパターン 0 に応じた出力制御を行い、この時点で演出装置の出力状態が復旧中パターン B から制御パターン格納領域に設定されているパターン 0 に応じた出力状態に切り替わる。これにより液晶表示器 51 に表示されている復旧中画像が制御パターン 0 に基づく通常画面に更新され、スピーカ 53、54 からの効果音の出力はなく、演出効果 LED 52、リール LED 55 が消灯した状態となる。

10

【0561】

また、RAM 91 c のデータが正常でない場合には、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信するまでの出力状態として、RAM 91 c のデータが正常の場合の復旧中パターン A とは、その出力態様の異なる復旧中パターン B に応じた出力制御を行うようになっている。本実施例では、復旧中パターン A、B とともに液晶表示器 51 に復旧中画像が表示され、スピーカ 53、54 からの効果音の出力はなく、リール LED 55 が消灯された状態となるが、復旧中パターン A では、演出効果 LED が消灯状態となるのに対して、復旧中パターン B では、演出効果 LED が点滅状態となる。

20

【0562】

また、RAM 91 c の初期化に伴って検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴も初期化される。

【0563】

また、サブ制御部 91 は、その起動時に、RAM 91 c のデータが正常でなく、RAM 91 c を初期化した後、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信していない状態で、他のコマンドを取得した場合には、制御パターン格納領域に設定されているパターン 0 を当該コマンドに応じた制御パターンに更新するようになっている。この際、演出装置の出力状態は、復旧中パターン B のまま維持され、新たな制御パターンに応じた出力状態には切り替わらず、復帰コマンドを受信した時点で新たな制御パターンに応じた出力状態となる。

30

【0564】

例えば、図 62 (b) に示すように、サブ制御部 91 は、その起動時に RAM 91 c を初期化した後、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信する前に、コマンド b を取得すると、制御パターン格納領域の制御パターンをパターン 0 からコマンド b に対応するパターン b に更新するが、演出装置の出力状態は変更せず、復旧中パターン B のまま維持し、その後、復帰コマンドを受信した時点で、制御パターン格納領域に設定されているパターン b に基づく出力状態に制御する。すなわち復帰コマンドを受信する前に、コマンドを取得すると RAM 91 c を初期化した際に設定されたパターン 0 が受信したコマンドに応じた制御パターンに更新され、復帰コマンドを受信した時点で、その前に受信したコマンドを反映した制御パターンにて出力制御が行われるようになっている。

40

【0565】

また、サブ制御部 91 は、その起動時に、RAM 91 c のデータが正常であり、制御状

50

態を電断前の制御状態に復帰させた後、設定開始を示す設定コマンドを受信した場合には、図63に示すように、RAM91cを初期化し、制御パターン格納領域に後述する管理情報へアクセス可能とする管理者用パターンを設定し、制御パターン格納領域の制御パターンが管理者用パターンに変更されると、これとほぼ同時に演出装置を管理者用パターンに応じた出力状態に制御し、演出装置の出力状態を復旧中パターンAから設管理者用パターンに基づく出力状態に切り替える。これにより液晶表示器51に表示されている復旧中画像が管理者モード画面に更新され、スピーカ53、54から警告音が出力され、演出効果LED52、リールLED55が点滅状態となる。

【0566】

また、RAM91cの初期化に伴って検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴も初期化される。

10

【0567】

また、RAM91cのデータ正常ではなく、RAM91cを初期化した後、設定開始を示す設定コマンドを受信した場合には、制御パターン格納領域に設定されているパターン0を管理者用パターンに更新し、制御パターン格納領域のパターン0が管理者用パターンに変更されると、これとほぼ同時に演出装置を管理者用パターンに応じた出力状態に制御し、演出装置の出力状態を復旧中パターンBから管理者用パターンに基づく出力状態に切り替える。

【0568】

20

また、RAM91cの初期化に伴って検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴も初期化される。

【0569】

また、サブ制御部91は、その起動時に、RAM91cのデータが正常であり、制御状態を電断前の制御状態に復帰させた後、RAM異常を示すエラーコマンドを受信した場合には、図64に示すように、RAM91cを初期化し、制御パターン格納領域にエラーパターンを設定し、制御パターン格納領域がエラーパターンに変更されると、これとほぼ同時に演出装置をエラーパターンに応じた出力状態に制御し、演出装置の出力状態を復旧中パターンAからエラーパターンに基づく出力状態に切り替える。これにより液晶表示器51に表示されている復旧中画像がエラー報知画像に更新され、スピーカ53、54から警告音出力され、演出効果LED52、リールLED55が点滅状態となる。

30

【0570】

また、RAM91cの初期化に伴って検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴も初期化される。

【0571】

また、RAM91cのデータ正常ではなく、RAM91cを初期化した後、RAM異常を示すエラーコマンドを受信した場合には、制御パターン格納領域に設定されているパターン0をエラーパターンに更新し、制御パターン格納領域のパターン0がエラーパターンに変更されると、これとほぼ同時に演出装置をエラーパターンに応じた出力状態に制御し、演出装置の出力状態を復旧中パターンBからエラーパターンに基づく出力状態に切り替える。

40

【0572】

また、RAM91cの初期化に伴って検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴も初期化される。

【0573】

また、サブ制御部91は、その起動時に、RAM91cのデータが正常であり、制御状態を電断前の制御状態に復帰させた後、復帰コマンド、RAM異常を示すエラーコマンド

50

または設定開始を示す設定コマンドのいずれも受信せずに、復帰待ち時間が経過した場合には、図 6 5 に示すように、制御パターン格納領域に設定されている電断前の制御パターンを待避し、遊技制御基板 4 0 との接続エラーを報知する接続エラーパターンに更新し、制御パターン格納領域の電断前の制御パターンが接続エラーパターンに変更されると、これとほぼ同時に演出装置を接続エラー報知の出力状態に制御し、演出装置の出力状態を復旧中パターン A から接続エラー報知の出力状態に切り替える。これにより液晶表示器 5 1 に表示されている復旧中画像が接続エラー報知画面に更新され、スピーカ 5 3、5 4 から警告音が出力され、演出効果 L E D 5 2、リール L E D 5 5 が点滅状態となる。

【0574】

また、復帰待ち時間が経過した場合には、検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴を初期化する。

10

【0575】

尚、本実施例では、接続エラー状態へ移行しても R A M 9 1 c はクリアされず、さらに制御パターン格納領域に設定されている電断前の制御パターンも待避されるようになっており、接続エラー状態へ移行後、一度電源を落として再投入し、サブ制御部 9 1 を再起動させた際に R A M 9 1 c のデータが正常であれば、その後メイン制御部 4 1 から復帰コマンドを受信した際に、R A M 9 1 c に保持されているデータに基づいてサブ制御部 9 1 の制御状態及び演出装置の出力状態が復帰するようになっている。尚、復帰待ち時間が経過した場合には、検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴は、初期化されているため、復帰することはない。

20

【0576】

また、R A M 9 1 c のデータ正常ではなく、R A M 9 1 c を初期化した後、復帰コマンド、R A M 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに、復帰待ち時間が経過した場合には、制御パターン格納領域に設定されているパターン 0 を接続エラーパターンに更新し、制御パターン格納領域のパターン 0 が接続エラーパターンに変更されると、これとほぼ同時に演出装置を接続エラー報知の出力状態に制御し、演出装置の出力状態を復旧中パターン B から接続エラー報知の出力状態に切り替える。

30

【0577】

このようにサブ制御部 9 1 は、その起動時に R A M 9 1 c のデータが正常である場合に、制御状態を電断前の制御状態に復帰させるが、メイン制御部 4 1 から復帰コマンドを受信するまでは、演出装置による出力状態は復帰させず、復帰コマンドを受信した時点で出力状態も復帰させるようになっており、メイン制御部 4 1 が電断前の状態に復帰しない状態で、演出装置による出力状態のみが復帰してしまうことがなく、電源投入時におけるメイン制御部 4 1 側の制御状態と演出装置による出力状態とを整合させることができる。

【0578】

また、サブ制御部 9 1 が、その起動後、復帰コマンド、R A M 異常を示すエラーコマンドまたは設定開始を示す設定コマンドの受信前の状態であり、制御パターン格納領域に設定されている制御パターンに応じた演出装置の出力制御が開始していない状態であっても、電断前に受信した未処理のコマンドが受信用バッファに格納されている場合には、受信用バッファに格納されている未処理のコマンドを取得し、制御パターン格納領域に設定されている制御パターンを取得したコマンドに応じた制御パターンに更新し、その後、復帰コマンドを受信した際に、更新された制御パターンに応じて演出装置の出力制御を行うので、受信用バッファに未処理のコマンドが格納されたままサブ制御部 9 1 が復帰した場合でも、電断前に未処理だったコマンドを制御パターンに反映させることができ、その後、復帰コマンドを受信することで、電断前に未処理だったコマンドを反映した状態で演出装置の出力制御を開始することができる。

40

【0579】

50

また、サブ制御部 91 は、その起動時に RAM 91 c のデータが正常である場合に、制御状態を電断前の制御状態に復帰させるが、メイン制御部 41 から RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドを受信した場合、すなわちメイン制御部 41 側が電断前の状態に復帰しない場合には、RAM 91 c を初期化するようになっており、電源投入時において、サブ制御部 91 側のみが復帰可能な場合でも、メイン制御部 41 とサブ制御部 91 との制御状態とを整合させることができる。

【0580】

また、サブ制御部 91 は、起動時に RAM 91 c のデータが正常か否かを判定し、正常でない場合には、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドの受信を待たずに、RAM 91 c を初期化し、制御パターン格納領域にパターン 0 を設定し、その後、復帰コマンドを受信した際に、パターン 0 に応じた出力状態にて演出装置の出力制御を行うようになっており、サブ制御部 91 が RAM 91 c のデータに基づいて電断前の制御状態に復帰できない場合でも、メイン制御部 41 から復帰コマンドを受信した際に、演出装置の出力が停止してしまうことがなく、初期化された制御パターンに応じて演出装置の出力制御を開始することができる。

10

【0581】

また、サブ制御部 91 は、その起動後、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかを受信するまでの状態において、復旧処理中を示す復旧中パターンに応じて演出装置の出力制御を行うようになっており、電源投入後、制御パターン格納領域に設定されている制御パターンに応じた演出装置の出力が開始する前の状態でも、サブ制御部 91 が現在どのような状態にあるか、を外部から容易に確認することができる。

20

【0582】

特に、本実施例では、サブ制御部 91 が電断前の制御状態に復帰した状態で、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれかの受信を待機している場合には、復旧中パターン A に応じて演出装置の出力制御が行われるのに対して、サブ制御部 91 が RAM 91 c を初期化した状態で、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始コマンドのいずれかの受信を待機している場合には、復旧中パターン A とは出力態様の異なる復旧中パターン B に応じて演出装置の出力制御が行われるようになっており、復旧中パターンの出力状態にある演出装置の出力態様から、サブ制御部 91 が電断前の制御状態に復帰したのか、RAM 91 c が初期化されたのか、を外部から確認することができる。

30

【0583】

また、サブ制御部 91 は、その起動後、復帰コマンド、RAM 異常を示すエラーコマンドまたは設定開始を示す設定コマンドのいずれも受信せずに、復帰待ち時間が経過した場合には、接続エラー報知が実行されるようになっており、遊技制御基板 40 との接続不良である旨を特定できるようになっている。

【0584】

また、接続エラー報知が実行されても RAM 91 c は初期化されず、再度、電源投入した際に、メイン制御部 41 から復帰コマンドを受信することで、元の制御状態に復帰させることができるようになっている。

40

【0585】

また、サブ制御部 91 は、その起動時に RAM 91 c のデータが正常である場合に、制御状態を電断前の制御状態に復帰させるが、メイン制御部 41 から復帰情報を受信して演出装置の出力状態も復帰させる際に、検出状態格納領域に設定されている操作スイッチの検出状態と、操作検出フラグ、操作時間カウンタの値、時間経過フラグ、連続操作カウンタの値からなる操作履歴を初期化し、これら電断前に受信した操作検出フラグに基づく操作スイッチの検出状態や操作履歴を復帰させないようにしており、電源投入後、操作スイッチが操作されていないにも関わらず、ゲームの進行制御に関与しない操作スイッチの操作に応じた演出が実行されてしまうことを防止できる。このため、後述の連続操作演出

50

のように演出条件を満たす介入操作によって演出結果が報知されない演出は、電源投入後であっても、演出条件を満たす介入操作が行われた場合にしか演出結果が報知されることはないので、遊技者の介入操作に伴う演出の価値を高めることができるとともに、演出条件が電断を跨って判定されることがないため、演出条件を満たす操作が分かりやすいものとなる。

【0586】

また、サブ制御部91は、その起動時にRAM91cのデータが正常であり、制御状態を電断前の制御状態に復帰させる場合において、メイン制御部41から復帰コマンドを受信したとき、すなわちメイン制御部41の制御状態も復帰し、演出装置の出力状態も含めサブ制御部91側の状態を電断前に復帰することが確定した段階で操作スイッチの検出状態や操作履歴を初期化するようになっており、メイン制御部41側が電断前の状態に復帰せず、RAM91cのデータが全て初期化されるにも関わらず、無駄に操作スイッチの検出状態や操作履歴のみの初期化が行われてしまうことがないうえに、演出装置の出力状態を含め全ての状態が復帰する前に操作スイッチの検出状態や操作履歴が初期化されるので、これら操作スイッチの検出状態や操作履歴が初期化されないまま演出が開始してしまうことを確実に防止できる。

10

【0587】

また、サブ制御部91は、起動時において操作スイッチの検出状態や操作履歴を初期化するようになっており、電断時においては、操作スイッチの検出状態や操作履歴を含め、RAM91cに格納されている全てデータを保持しておく構成であるため、電断時の処理においてバックアップするデータを選別する必要がなく、電断時の処理を速やかに終了させることができる。

20

【0588】

尚、本実施例では、サブ制御部91は、その起動時にRAM91cのデータが正常であり、制御状態を電断前の制御状態に復帰させる場合において、メイン制御部41から復帰コマンドを受信したときに操作スイッチの検出状態や操作履歴を初期化する構成であるが、起動時においてRAM91cのデータが正常である場合に、復帰コマンドの受信を待たず、一律に操作スイッチの検出状態や操作履歴を初期化する構成としても良く、このような構成とした場合には、演出装置の出力状態が復帰するか否かに関わらず、その前の段階で確実に操作スイッチの検出状態や操作履歴が初期化されるので、これら操作スイッチの検出状態や操作履歴が初期化されないまま演出が開始してしまうことを確実に防止できる。また、復帰コマンドの受信を待たず、一律に操作スイッチの検出状態や操作履歴を初期化する構成を採る場合には、メイン制御部41が電断前の制御状態に復帰する際に、復帰コマンドを送信しない構成としても良い。

30

【0589】

また、本実施例では、電断時にRAM91cに格納されている全てのデータをバックアップし、サブ制御部91が起動時に操作スイッチの検出状態や操作履歴を初期化することで、電断前の操作スイッチの検出状態や操作履歴が復帰しないようにしているが、電断時に、操作スイッチの検出状態や操作履歴をバックアップしないことにより、電断前の操作スイッチの検出状態や操作履歴を復帰させない構成としても良い。

40

【0590】

本実施例においてサブ制御部91は、メイン制御部41の制御状態に応じてゲームの進行制御に関与しない操作スイッチの操作、すなわち操作検出コマンドから特定される操作スイッチの検出状態に応じて操作演出を実行する。

【0591】

図66は、操作演出の一例を示すものである。図66に示すパターン1は、液晶表示器51の背景や出現するキャラクタなどの種類が異なる複数種類の演出ステージからいずれかのステージを変更するためのステージ変更演出を実行するためのパターンであり、ゲーム終了後（設定変更後）からゲーム開始までの制御状態において、ストップスイッチ8L、8C、8Rのうち左、中のストップスイッチ8L、8Cが同時に操作されたとき、すな

50

わち操作検出コマンドが示す操作スイッチの検出状態が、ストップスイッチ 8 L、8 C の検出状態のいずれかが o f f の状態で、ストップスイッチ 8 L、8 C の検出状態がともに o n、ストップスイッチ 8 R の検出状態が o f f に変化した場合に実行される。

【0592】

パターン 2 は、ステージ変更演出において、各ストップスイッチに対応して提示された演出パターンを選択して決定するパターンであり、ゲーム終了後（設定変更後）からゲーム開始までの制御状態であり、かつステージ変更演出が実行されている状態においていずれかのストップスイッチが操作されたとき、すなわち操作検出コマンドが示す操作スイッチの検出状態が、いずれかのストップスイッチの検出状態が o f f の状態で、当該ストップスイッチの検出状態が o n、他のストップスイッチの検出状態が o f f に変化した場合に実行される。

10

【0593】

パターン 3 は、ゲームの履歴や演出情報などの台情報閲覧演出を実行するパターンであり、ゲーム終了後（設定変更後）からゲーム開始までの制御状態において、ストップスイッチ 8 L、8 C、8 R のうち中、右のストップスイッチ 8 C、8 R が同時に操作されたとき、すなわち操作検出コマンドが示す操作スイッチの検出状態が、ストップスイッチ 8 C、8 R の検出状態のいずれかが o f f の状態で、ストップスイッチ 8 C、8 R の検出状態がともに o n、ストップスイッチ 8 L の検出状態が o f f に変化した場合に実行される。

【0594】

パターン 4 は、効果音を出力するパターンであり、ゲーム終了後（設定変更後）からゲーム開始までの制御状態であり、かつステージ変更演出が実行されていない状態においていずれかのストップスイッチが操作されたとき、すなわち操作検出コマンドが示す操作スイッチの検出状態が、いずれかのストップスイッチの検出状態が o f f の状態で、当該ストップスイッチの検出状態が o n、他のストップスイッチに変化した場合に 1 / 1 0 0 の確率で実行される。

20

【0595】

パターン 5 は、特別役に当選した可能性を示唆するとともに、最終的に特別役に当選しているか否かを報知する特別役当選示唆演出を実行するパターンであり、ゲーム開始後からゲーム終了までの制御状態において M A X B E T スイッチ 6 の連続操作を指示する演出を行った後、M A X B E T スイッチ 6 が 1 0 回連続操作されたとき、すなわち操作検出コマンドが示す操作スイッチの検出状態が、M A X B E T スイッチ 6 の検出状態が o n、o f f を交互に 1 0 回繰り返して変化したときに実行される。

30

【0596】

パターン 6 は、パターン 5 と同様に特別役当選示唆演出を実行するパターンであり、ゲーム開始後からゲーム終了までの制御状態において M A X B E T スイッチ 6 の長押しを指示する演出を行った後、M A X B E T スイッチ 6 が 3 秒間継続して操作されたとき、すなわち操作検出コマンドが示す操作スイッチの検出状態が、M A X B E T スイッチ 6 の検出状態が o f f の状態で、M A X B E T スイッチ 6 の検出状態が o n に変化した後、o f f に変化せずに 3 秒間経過したときに実行される。

【0597】

40

尚、図 6 6 に示す操作演出は、ゲームの進行制御に関与しない操作がなされた際に実行される演出の一例であり、他の演出を適用しても良い。

【0598】

次に、前述した操作演出のうちパターン 5 の特別役当選示唆演出（以下連続操作演出とする）について説明する。

【0599】

連続操作演出は、ゲーム開始に伴う内部当選コマンドの受信時に実行する演出パターン選択処理において該当する演出パターンが選択されたときに実行される。

【0600】

演出パターン選択処理では、内部当選コマンドから特別役が当選している旨が特定され

50

る場合に、特別役が当選していない旨が特定される場合よりも高い比率にて連続操作演出の演出パターンを選択するようになっており、連続操作演出が実行されるだけでも特別役の当選に対する期待感を高めることができる。

【0601】

連続操作演出では、まず、ゲームの開始と同時にMAXBETスイッチ6を5秒以内に10回操作する旨を指示する指示演出を開始する。そして、指示演出が開始した後、ゲームが終了するまで（全てのリールが停止するまで）の間にMAXBETスイッチ6が操作されなければ、ゲームの終了時点で指示演出は終了する。この場合には、特別役に当選しているか否かが指示演出に続けて告知されることはない。

【0602】

その後、新たなゲームが開始された（内部当選コマンドを受信した）時点で、前回のゲームまでに特別役に当選していたのであれば、特別役の当選が告知される。特別役の当選の告知は、これらの特別役に入賞するまで継続される（以下に示すような他の条件で行われた告知も同じ）。

【0603】

前回のゲームまでに特別役に当選していなければ、新たなゲームが開始された時点では前回のゲームでの指示演出に関連した告知は行われない。但し、新たに開始されたゲームで特別役に当選していれば、改めて新たな連続操作演出の指示演出は開始され得る。

【0604】

一方、ゲームが終了するまでに遊技者により最初にMAXBETスイッチ6が操作されると、RAM91cに割り当てられた制限時間計時用タイマの計時が開始される。この制限時間計時用タイマの計時する時間が5秒になるまでに、MAXBETスイッチ6が10回（計時を開始させたときの操作を回数に含む）まで操作されず、且つ全てのリールが停止した場合には、MAXBETスイッチ6が全く操作されなかった場合と同様にゲームの終了時点で指示演出が終了する。

【0605】

この場合も、特別役の当選の有無が指示演出に続けて告知されることはなく、新たなゲームが開始された時点で、前回のゲームまでに特別役に当選していたのであれば、特別役の当選が告知される。前回のゲームまでに特別役に当選していなければ、新たなゲームが開始された時点では前回のゲームでの指示演出に関連した告知は行われない。

【0606】

また、MAXBETスイッチ6の最初の操作により計時開始されたタイマの計時する時間が5秒になるまでに全てのリールが停止しなかったが、制限時間計時用タイマの計時する時間が5秒になるまでにMAXBETスイッチ6が10回まで操作されることもなかった場合には、制限時間計時用タイマの計時する時間が5秒になった時点で指示演出が終了する。この場合には、特別役に当選しているか否かに関わらず、指示演出に続けて、特別役の何れにも当選していないこと（ハズレ）が告知される。このハズレの告知は、全てのリールが停止したことによりゲームが終了すると、終了する。

【0607】

その後、新たなゲームが開始された時点で、前回のゲームまでに特別役に当選していたのであれば、特別役の当選が告知される。前回のゲームまでに特別役に当選していなければ、新たなゲームが開始された時点では前回のゲームでの指示演出に関連した告知は行われない。

【0608】

また、MAXBETスイッチ6の最初の操作により計時開始されたタイマの計時する時間が5秒になるまでに全てのリールが停止することなくMAXBETスイッチ6が10回操作された場合には、MAXBETスイッチ6の操作回数が10回になった時点で指示演出が終了する。この場合には、特別役に当選していれば、指示演出に続けて特別役の当選が告知され、何れにも当選していなければ、指示演出に続けてハズレが告知される。

【0609】

以下、連続操作演出を具体例に基づいて説明する。図67(a)～(d)は、遊技の進
行と連続操作演出の実行態様との関係を示すタイミングチャートである。

【0610】

図67(a)の例では、遊技者によるスタートスイッチ7の操作によりゲーム1が開始
されたときに、特別役に当選したものとする。このような状況で連続操作演出を実行する
場合には、当該ゲームが開始されたタイミングから指示演出が開始される。

【0611】

次に、ゲーム1が終了するまで（すなわち、全てのリールが停止するまで）の任意のタ
イミングで遊技者がMAX BETスイッチ6を最初に操作すると、制限時間計時用タイマ
による計時が開始される。遊技者がMAX BETスイッチ6の操作を繰り返して行い、全
てのリールが停止する前に、また、制限時間計時用タイマにより計時している時間が5秒
に到達するよりも前に、MAX BETスイッチ6の操作回数が最初の操作を含めて10回
に達したものとする。

10

【0612】

すると、この時点で指示演出が終了し、終了した指示演出に続けてゲーム1のうちに特
別役に当選していることが告知されるものとなる。尚、このボーナス当選の告知は、ゲー
ム2が開始しても、当選した特別役に入賞するまで継続される。

【0613】

図67(b)の例では、遊技者によるスタートスイッチ7の操作によりゲーム1が開始
されたときに、いずれの特別役にも当選していないものとする。このような状況で連続操
作演出を実行する場合にも、当該ゲームが開始されたタイミングから指示演出が開始され
る。

20

【0614】

次に、ゲーム1が終了するまで（すなわち、全てのリールが停止するまで）の任意のタ
イミングで遊技者がMAX BETスイッチ6を最初に操作すると、制限時間計時用タイマ
による計時が開始される。遊技者がMAX BETスイッチ6の操作を繰り返して行い、全
てのリールが停止する前に、また、制限時間計時用タイマにより計時している時間が5秒
に到達するよりも前に、MAX BETスイッチ6の操作回数が最初の操作を含めて10回
に達したものとする。

【0615】

30

すると、この時点で指示演出が終了し、終了した指示演出に続けてゲーム1のうちに特
別役に当選していないことが告知されるものとなる。このハズレ告知は、ゲーム1が終了
した時点で終了させられるが、ゲーム1においていずれの特別役にも当選していないので
、次のゲーム2が開始されたときに何らの報知も行われない。

【0616】

図67(c)の例では、図67(a)の例と同様に、特別役に当選した場合に連続操作
演出を実行するものであるが、制限時間計時用タイマにより計時している時間が5秒に到
達するまでに全てのリールが停止することもなかったが、制限時間計時用タイマにより計
時している時間が5秒に到達した時点でMAX BETスイッチ6の操作回数が最初の操作
を含めて10回未満しか行われなかったものとする。

40

【0617】

この場合、制限時間計時用タイマにより計時している時間が5秒に到達した時点で指示
演出が終了し、終了した指示演出に続けてゲーム1のうちに特別役に当選していないこと
が告知される。このハズレ告知は、ゲーム1が終了した時点で終了させられるが、ゲー
ム1において特別役に当選しているので、次のゲーム2が開始された時点で特別役に当選し
ていることが告知されるものとなる。尚、この特別役の当選の告知は、ゲーム2が開始し
ても、当選した特別役に入賞するまで継続される。

【0618】

図67(d)の例では、図67(b)の例と同様に、特別役に当選していない場合に連
続操作演出を実行するものであるが、制限時間計時用タイマにより計時している時間が5

50

秒に到達するまでに全てのリールが停止することもなかったが、制限時間計時用タイマにより計時している時間が5秒に到達した時点でMAXBETスイッチ6の操作回数が最初の操作を含めて10回未満しか行われなかったものとする。

【0619】

この場合、制限時間計時用タイマにより計時している時間が5秒に到達した時点で指示演出が終了し、終了した指示演出に続けてゲーム1のうちに特別役に当選していないことが告知される。このハズレ告知は、ゲーム1が終了した時点で終了させられるが、ゲーム1において特別役の何れにも当選していないので、次のゲーム2が開始されたときに何らの報知も行われない。

【0620】

このように本実施例では、特別役の当選している可能性を示唆する連続操作演出がゲーム開始同時に開始されるものとなっている。この連続操作演出は、指示演出の後に、特別役に当選しているか否かを告知するものである。

【0621】

連続操作演出において特別役に当選しているか否かを告知することに対して、遊技者は、指示演出が行われている間にMAXBETスイッチ6を操作することによって介入することが可能となっている。この連続操作演出（指示演出）に対して遊技者がMAXBETスイッチ6を操作して介入し、その最初の操作から5秒以内に合わせて10回のMAXBETスイッチ6の操作を行うと、指示演出の終了と同時に特別役の当選の有無が遊技者に告知されるものとなっている。

【0622】

ここで、指示演出に続けて特別役の当選の有無が遊技者に告知されることとなる10回のMAXBETスイッチ6が操作されたかどうかを判断する計時の起算点は、最初にMAXBETスイッチ6が操作されたときからとなっている。連続操作演出（指示演出）が開始された後の自由なタイミングで、すなわち自由度の高い介入操作で連続操作演出に遊技者が介入することができるので、連続操作演出に遊技者が介入しやすくなり、結果として遊技の興趣を向上させることができる。

【0623】

また、遊技者がMAXBETスイッチ6を最初に操作して連続操作演出の介入への意思表示を行っても、指示演出に続けてそのまま特別役の当選の有無が遊技者に告知されるようにするには、さらに5秒以内に10回（最初の操作を除くと9回）もMAXBETスイッチ6を繰り返して操作しなければならない。このように遊技者が連続操作演出の介入を開始してから、その介入操作を続けることが必要になるので、演出への介入感が高まり、さらに遊技の興趣を向上させることができる。

【0624】

また、連続操作演出が行われたときにおいて当該ゲーム中で指示演出に続けて特別役の当選の有無が告知されるのは、最初のMAXBETスイッチ6の操作から5秒以内で合計10回のMAXBETスイッチ6の操作があったことが条件となっている。もっとも、10回目のMAXBETスイッチ6の操作があれば、その時点で、最初のMAXBETスイッチ6の操作から5秒の経過を待たずに特別役の当選の有無が告知されるものとなる。

【0625】

これにより、特別役の当選が指示演出に続けて実行される条件の成立タイミングと、特別役の当選の有無の告知タイミングとがリンクするものとなるので、特別役の当選の有無が告知されたときに、これが遊技者にとって分かり易いものとなる。しかも、遊技者の操作（10回目のMAXBETスイッチ6の操作）とリンクしたタイミングで特別役の当選の有無が告知されることとなるので、連続操作演出に対する遊技者の介入感をさらに高めさせることができ、さらに遊技の興趣を向上させることができる。

【0626】

また、連続操作演出が行われたときであっても、遊技者がMAXBETスイッチ6を操作しない限り、何れにしても当該ゲーム中で指示演出に続けて特別役の当選の有無が告知

10

20

30

40

50

されることはない。一般的な遊技者であれば、特別役に当選しているかどうかをなるべく早く知りたいものであるので、これによってMAXBETスイッチ6の操作により連続操作演出に介入させることを遊技者に促すことができるものとなる。

【0627】

一方、特別役に当選していて連続操作演出が行われたときに遊技者がMAXBETスイッチ6を全く操作しなかったり、MAXBETスイッチ6を10回操作する前にゲームが終了したり、最初の操作から5秒以内にMAXBETスイッチ6を10回操作することができなかったりした場合でも、次のゲームが開始されたときに特別役の当選が遊技者に告知されるものとなる。

【0628】

このため、連続操作演出の指示演出が行われている間にMAXBETスイッチ6を操作しなかったばかりに、或いは操作しても適切な操作ができなかったばかりに、遊技者が知りたいはずの情報（つまり、特別役に当選しているか否かという情報）を遊技者が何時までも知り得ず、遊技者の不利益が大きくなりすぎてしまうことがない。

【0629】

ところで、本実施例では、リール2L、2C、2Lの回転は、遊技者が停止操作することによって停止されるものとなっているが、遊技者が停止操作をしなければいつまでも回転し続けることとなるが、ゲームの開始と同時に指示演出が開始されても、遊技者がMAXBETスイッチ6を操作しない限り特別役の当選を告知すべきかどうかの判断を行う必要がない。このため、リール2L、2C、2Lが回転している状態で放置されているときの制御負荷を増大させずに済むものとなる。

【0630】

さらに、指示演出が実行されている場合において、MAXBETスイッチ6が操作された後にリール2L、2C、2Rの全部または一部が回転を継続しているまま放置されてしまうという場合も考えられる。もっとも、当該ゲーム中で指示演出に続けて特別役の当選またはハズレの告知を行うかどうかの判断は、最初のMAXBETスイッチ6の操作から5秒間の間だけ行えば良い。このため、制御負荷が大きくなりすぎることではない。

【0631】

また、連続操作演出では、MAXBETスイッチ6の最初の操作から5秒以内にMAXBETスイッチ6を最初の操作を含めて10回操作しなければ特別役の当選が告知されないため、サブ制御部91が操作検出コマンドを取りこぼした場合、それが反映されないと、遊技者がMAXBETスイッチ6を5秒以内に連続して10回操作したにも関わらず、特別役の当選が告知されなくなってしまう可能性がある。

【0632】

一方、本実施例では、サブ制御部91が、いずれかの操作スイッチの検出状態が変化したときにメイン制御部41から送信される操作検出コマンドにより特定される操作スイッチのon/offの状態に基づいてMAXBETスイッチ6の検出状態を特定し、上述の連続操作演出を実行するようになっているが、上述のような連続操作演出を行う場合、メイン制御部41が1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8Rのいずれかが操作されたか否かに関わらず、1枚BETスイッチ5、MAXBETスイッチ6、スタートスイッチ7、ストップスイッチ8L、8C、8Rそれぞれのon/offの状態を特定可能な操作検出コマンドを定期的に送信することが好ましく、このような構成とすることで、サブ制御部91は、これら操作スイッチのon/offの状態を定期的に特定できるようになり、操作検出コマンドを取りこぼしても次回送信された操作制御情報から最新の検出状態を取得して告知の条件を満たすか否かが判定されるので、遊技者が告知の条件を満たす操作を行ったにも関わらず、操作検出コマンドの取りこぼしによって特別役の当選が告知されなくなってしまうことを防止できる。

【0633】

尚、本実施例では、連続操作演出が行われた場合において、最初のMAXBETスイッ

10

20

30

40

50

チ 6 の操作から 5 秒以内に M A X B E T スイッチ 6 が合計で 1 0 回操作されていないと、指示演出の終了とともにハズレ告知がされるものとなっていたが、このような場合には何も告知せずに指示演出だけを終了させるものとしても良い。そして、特別役に当選していた場合には、次のゲームで B E T 操作がなされた場合やスタート操作がなされたときに特別役の当選を告知しても良い。

【 0 6 3 4 】

また、連続操作演出が行われた場合において、最初の M A X B E T スイッチ 6 の操作から 5 秒以内に合計で 1 0 回 M A X B E T スイッチ 6 が操作されたことを条件として、当該ゲーム中に指示演出に続けて特別役の当選の有無が遊技者に告知されるものとなっていたが、この 5 秒という時間の条件、或いは 1 0 回という操作の条件の何れか一方または両方は、例えば、連続操作演出が実行される度に行われる抽選などにより可変されるものとしても良い。

10

【 0 6 3 5 】

例えば、2 秒 4 回、3 秒 6 回という条件から何れかを選ぶものや 3 秒 3 回、3 秒 6 回という条件から何れかを選ぶものであっても良い。これらの場合、指示演出に続けて特別役の当選の有無が告知されることとなるタイミングに変化が生じたり、そのために必要な操作の難易度に変化が生じたりするので、連続操作演出への介入に対する面白みをさらに増すことができるものとなる。

【 0 6 3 6 】

また、連続操作演出は、ゲームの開始時から開始されるものとなっていたが、これ以外の条件及びタイミングで開始されるものとしても良い。例えば、全てのリールが停止したタイミングから連続操作演出を開始させるものとしても良い。

20

【 0 6 3 7 】

このようにゲームが終了してから開始される連続操作演出では、指示演出が実行されているときにおいて、ストップスイッチ 8 L、8 C、8 R がゲームの進行制御に関与しないこととなるので、ストップスイッチ 8 L、8 C、8 R を M A X B E T スイッチ 6 の代わりに適用することができる。

【 0 6 3 8 】

また、本実施例では、指示演出が実行されている場合においてゲームの進行制御に関与しない M A X B E T スイッチ 6 が最初に操作されたことを連続操作演出への介入を開始する意思表示となる操作として制限時間計時用タイマによる計時を開始するものとし、また、その M A X B E T スイッチ 6 の操作を介入の意思表示の後に連続操作演出に介入する操作としていた。

30

【 0 6 3 9 】

これに対して、制限時間計時用タイマによる計時を開始させる介入の意思表示となる操作の方は、遊技の進行制御に関与する操作であっても良い。例えば、全リール回転中におけるストップスイッチの操作（第 1 停止操作）はゲームの進行制御に関与するが、制限時間計時用タイマによる計時を開始させる介入の意思表示となる操作として適用することもできる。

【 0 6 4 0 】

40

また、本実施例では、最初の操作を含めて 5 秒以内に M A X B E T スイッチ 6 が 1 0 回操作されることを、指示演出に続けて連続操作演出が行われたゲームのうちに特別役の当選の有無を告知するかどうかの条件としていたが、指示演出に続けて特別役の当選の有無を告知するかどうかの操作の条件は、これに限るものではなく、例えば、M A X B E T スイッチ 6 が所定時間（3 秒以下）継続して（断続して）操作されたこととしても良い。また、最初の M A X B E T スイッチ 6 の操作から 3 秒を経過するまでの間になされた 2 回目以降の M A X B E T スイッチ 6 の操作が所定時間継続したこととしても良い。

【 0 6 4 1 】

或いは、連続操作演出への介入を開始する意思表示（最初の M A X B E T スイッチ 6 の操作）の後に連続操作演出に介入する操作を複数の操作手段の操作とする場合には、該複

50

数の操作手段が所定のパターンで操作されたこととしても良い。例えば、連続操作演出への介入を開始する意思表示の後に連続操作演出に介入するための操作手段として1枚BETボタン14とMAX BETスイッチ6の2つを適用し、これらが交互に20回（各々のボタンの操作が10回）だけ最初のMAX BETスイッチ6の操作から5秒以内に行われたときに、指示演出に続けて特別役の当選の有無を告知するものとしても良い。

【0642】

また、本実施例では、連続操作演出への介入を開始する意思表示となる操作と、その意思表示の後に連続操作演出に介入する操作とは、何れもMAX BETスイッチ6の操作としていたが、両者の操作は、異なる操作手段の操作であっても良い。例えば、1枚BETボタン14の操作を連続操作演出への介入を開始する意思表示となる操作として計時を開始するが、MAX BETスイッチ6の操作をその意思表示の後に連続操作演出に介入する操作として、計時開始から所定時間以内にMAX BETスイッチ6が所定回数操作されたかどうかを判定するものとしても良い。

10

【0643】

また、本実施例では、特別役に当選して連続操作演出が行われた場合において、MAX BETスイッチ6を操作したものの5秒以内に10回の操作ができなくて指示演出に続けてハズレが告知された場合、若しくは、MAX BETスイッチ6が操作されないまま、或いはMAX BETスイッチ6の操作から5秒経過または10回の操作がある前にゲームが終了して指示演出だけが終了させられた場合、次のゲームの開始時点（すなわち、スタート操作時点）において、特別役の当選が告知されるものとなっていたが、このような場合における特別役の当選の告知のタイミングは、これに限るものではなく、例えば、次のゲームの終了時（第3停止ボタンが操作されたとき）、第1停止時、第2停止時としても良い。さらには、次のゲームを開始するための賭数の設定操作が行われたときとしても良い。

20

【0644】

また、本実施例では、連続操作演出によって特別役に当選したか否かが告知されるようになっているが、遊技者の介入操作によって遊技者にとって有利な情報を報知する演出であれば良く、例えば、遊技者の介入操作によって遊技者にとって有利な操作手順を報知する報知状態に当選したか否かを報知するものや、遊技者の介入操作によって設定値を推測させる情報を報知するものとしても良い。

30

【0645】

次に、前述した操作演出のうち台情報閲覧演出について説明する。

【0646】

サブ制御部91のRAM91cには、既に行われた遊技に関する遊技履歴データを記憶可能な遊技履歴データ記憶領域が割り当てられているとともに、これら遊技履歴データは、メイン制御部41から送信されたコマンドに基づいて逐次最新のデータに更新されるようになっている。一方、サブ制御部91のROM91bには、当該スロットマシン1にて実施される演出を紹介する演出紹介データが記憶されている。

【0647】

そして、遊技者は、前述のようにゲーム終了後（設定変更後）からゲーム開始までの制御状態において、ストップスイッチ8L、8C、8Rのうち中、右のストップスイッチ8C、8Rを同時に操作することにより、閲覧メニュー画面を表示させて、さらにストップスイッチ8L、8C、8Rを操作してメニューを選択することにより、RAM91cの遊技履歴データ記憶領域に記憶されている遊技履歴データ（後述する設定変更の履歴を除く）に基づく遊技履歴情報やROM91bに記憶されている演出紹介データを閲覧することが可能とされている。

40

【0648】

遊技履歴データ記憶領域は、ボーナス間ゲーム数カウンタ、ボーナス間ゲーム数テーブル、総ゲーム数カウンタ、RBカウンタ、BBカウンタ、投入枚数カウンタ、払出枚数カウンタ、時間別差枚数テーブル、日付別履歴テーブル、設定値変更テーブルから構成され

50

る。

【0649】

ボーナス間ゲーム数カウンタは、前回のボーナス終了時からのゲーム数を計数するカウンタであり、ボーナス中以外の状態で遊技状態コマンドを受信する毎に1加算され、BBやRBから通常遊技状態への移行を示す遊技状態コマンドを受信した際にクリアされる。

【0650】

ボーナス間ゲーム数テーブルは、ボーナス間ゲーム数を各ボーナス毎に当該ボーナスの種類(BB、RB)とともに格納するテーブルであり、通常遊技状態からBBまたはRBへの移行を示す遊技状態コマンドを受信した際に、ボーナスの種類を格納するとともに、ボーナス間ゲーム数カウンタの値を取得してボーナス間ゲーム数として格納する。

10

【0651】

総ゲーム数カウンタは、本日の総ゲーム数を計数するカウンタであり、ボーナス中以外の状態で遊技状態コマンドを受信する毎に1加算される。

【0652】

RBカウンタは、本日のRB回数を計数するカウンタであり、通常遊技状態からRBへの移行を示す遊技状態コマンドを受信した際に1加算される。

【0653】

BBカウンタは、本日のBB回数を計数するカウンタであり、通常遊技状態からBBへの移行を示す遊技状態コマンドを受信した際に1加算される。

【0654】

20

投入枚数カウンタは、ゲームに使用されたパチンコ球数、すなわち賭数の設定に用いるために取り込まれた球数を計数するカウンタであり、内部当選コマンドを受信した際に、現在の遊技状態に応じてゲームの開始に必要なメダル数が加算される。

【0655】

払出枚数カウンタは、小役入賞時に払い出されたメダル数を計数するカウンタであり、小役の入賞を示す入賞判定コマンドを受信した際に、当該コマンドにより特定される払出枚数が加算される。

【0656】

時間別差枚数テーブルは、所定間隔毎の差枚数(払出枚数カウンタの値-投入枚数カウンタの値)を格納するテーブルであり、所定間隔毎(例えば5分毎)に、払出枚数カウンタの値と投入枚数カウンタの値を取得し、差枚数を算出して格納する。

30

【0657】

日付別履歴テーブルは、過去3日分のボーナス間ゲーム数テーブル、総ゲーム数カウンタ、RBカウンタ、BBカウンタ、投入枚数カウンタ、払出枚数カウンタ、時間別差枚数テーブルの各データを格納するテーブルである。サブ制御部91は、起動処理(サブ)において、時計装置97から日付情報を取得し、取得した日付情報をRAM91cの日付記憶領域に記憶する。そして、起動処理において新たに取得した日付情報がRAM91cの日付記憶領域記憶されていた日付情報と一致するか否かを判定し、一致していない、すなわち日付が更新されたと判定したときには、その時点で2日前の領域に格納されているデータを3日前の領域に格納し、1日前の領域に格納されているデータを2日前の領域に格納し、本日の領域に格納されているデータを1日前の領域に格納するとともに、本日のデータが格納される領域に格納されているデータをクリア(初期化)する。つまり、ボーナス間ゲーム数テーブル、総ゲーム数カウンタ、RBカウンタ、BBカウンタ、投入枚数カウンタ、払出枚数カウンタ、時間別差枚数テーブルの各データを1日前のデータとして格納する処理が行われる。

40

【0658】

また、ボーナス間ゲーム数テーブル、総ゲーム数カウンタ、RBカウンタ、BBカウンタ、投入枚数カウンタ、払出枚数カウンタ、時間別差枚数テーブルの各データを日付別履歴テーブルに格納することに伴って、ボーナス間ゲーム数テーブル、総ゲーム数カウンタ、RBカウンタ、BBカウンタ、投入枚数カウンタ、払出枚数カウンタ、時間別差枚数テ

50

ーブルはクリアされる。

【0659】

設定値変更テーブルは、過去5回分の設定値の変更履歴を格納するテーブルであり、管理者モードが設定されている状態で遊技状態コマンドを受信した際に、時計装置97から取得した時間情報（日付及び時間）に対応付けて遊技状態コマンドが示す設定値を格納する。尚、この際、最も古い変更履歴はクリアされる。

【0660】

ここで、遊技履歴情報や演出紹介データの閲覧状況及びその際のサブ制御部91の制御状況を図68に基づいて説明する。

【0661】

本実施例では、ゲーム終了後（設定変更後）からゲーム開始までの制御状態において、ストップスイッチ8L、8C、8Rのうち中、右のストップスイッチ8C、8Rが同時に操作されると、液晶表示器51に図68（a）に示す閲覧メニュー画面を表示させる。

【0662】

閲覧メニュー画面には、現在選択されているメニューの説明領域と、「ボーナス間情報」「演出紹介」「ボーナス履歴」「スランプグラフ」「戻る」からなるメニュー領域と、が設けられており、ストップスイッチ8L、8Cの操作に応じてメニュー領域の選択枠を移動させるとともに、この移動に伴って説明領域の表示内容も現在選択されているメニュー領域の説明に更新される。尚、閲覧メニュー画面には、RAM91cに設定されている閲覧有効フラグの設定状況に応じたメニュー領域のみが表示されるようになっており、「ボーナス間情報」「演出紹介」「ボーナス履歴」「スランプグラフ」のうち、閲覧有効フラグが設定されていない項目のメニュー領域は表示されないようになっている。閲覧有効フラグは、後述するオプション画面にて閲覧を有効とする設定がなされた項目についてのみ設定されるようになっており、後述するオプション画面にて閲覧を有効とする設定がなされていない項目については、遊技者の操作によって閲覧ができないようになっている。

【0663】

閲覧メニュー画面で「ボーナス間情報」のメニュー領域が選択された状態で、ストップスイッチ8Rを操作すると、図68（b）に示すボーナス間情報画面を表示させる。ボーナス間情報画面には、「本日」「1日前」「2日前」「3日前」「戻る」からなるメニュー領域と、ボーナス毎にボーナスの種類及びボーナス間ゲーム数が表示されるボーナス間情報表示領域と、が設けられている。そして、閲覧メニュー画面からボーナス間情報画面を表示させる際には、本日のボーナス間ゲーム数テーブルに登録されているデータに基づいてボーナス間情報表示領域に、本日のボーナスの種類及びボーナス間ゲーム数がボーナス毎に表示される。また、ボーナス間情報画面において「1日前」「2日前」「3日前」のいずれかが選択された状態で、ストップスイッチ8Rを操作すると、日付別履歴データテーブルに格納されているデータに基づいて、選択された日のボーナスの種類及びボーナス間ゲーム数がボーナス毎にボーナス間情報表示領域に表示される。また、ボーナス間情報画面において「戻る」が選択された状態で、ストップスイッチ8Rを操作すると、閲覧メニュー画面に戻る。

【0664】

閲覧メニュー画面で「演出紹介」のメニュー領域が選択された状態で、ストップスイッチ8Rを操作すると、図68（c）に示す演出紹介画面を表示させる。ボーナス間情報画面には、各演出に対応するメニュー領域と、「戻る」に対応するメニュー領域と、が設けられている。そして、演出紹介画面において各演出に対応するメニュー領域のいずれかが選択された状態で、ストップスイッチ8Rを操作すると、ROM91bに格納されている演出紹介データから該当するデータが抽出されて表示される。また、演出紹介画面において「戻る」が選択された状態で、ストップスイッチ8Rを操作すると、閲覧メニュー画面に戻る。

【0665】

閲覧メニュー画面で「ボーナス確率」のメニュー領域が選択された状態で、ストップス

10

20

30

40

50

イッチ 8 R を操作すると、図 6 8 (d) に示すボーナス確率画面を表示させる。ボーナス確率画面には、「本日」「1 日前」「2 日前」「3 日前」「戻る」からなるメニュー領域と、ボーナスの種類別に確率が表示されるボーナス確率表示領域と、が設けられている。そして、閲覧メニュー画面からボーナス確率画面を表示させる際には、本日の総ゲーム数カウンタ、R B カウンタ及び B B カウンタの値に基づき本日の B B の確率及び R B の確率が算出されてボーナス確率表示領域に表示される。また、ボーナス確率画面において「1 日前」「2 日前」「3 日前」のいずれかが選択された状態で、決定スイッチ 5 7 を検出すると、日付別履歴データテーブルに格納されているデータに基づき、選択された日の B B の確率及び R B の確率が算出されてボーナス確率表示領域に表示される。また、ボーナス確率画面において「戻る」が選択された状態で、ストップスイッチ 8 R を操作すると、閲覧メニュー画面に戻る。

10

【0 6 6 6】

閲覧メニュー画面で「スランプグラフ」のメニュー領域が選択された状態で、ストップスイッチ 8 R を操作すると、図 6 8 (e) に示すスランプグラフ画面を表示させる。スランプグラフ画面には、「本日」「1 日前」「2 日前」「3 日前」「戻る」からなるメニュー領域と、時系列的に差球の状況を示すスランプグラフが表示されるグラフ表示領域と、が設けられている。そして、閲覧メニュー画面からスランプグラフ画面を表示させる際には、本日の時間別差枚数テーブルに基づき本日のスランプグラフが生成されてグラフ表示領域に表示される。また、スランプグラフ画面において「1 日前」「2 日前」「3 日前」のいずれかが選択された状態で、ストップスイッチ 8 R を操作すると、日付別履歴データテーブルに格納されているデータに基づき、選択された日のスランプグラフが生成されてグラフ表示領域に表示される。また、スランプグラフ画面において「戻る」が選択された状態で、ストップスイッチ 8 R を操作すると、閲覧メニュー画面に戻る。

20

【0 6 6 7】

以上のように、遊技者はゲーム終了後（設定変更後）からゲーム開始までの制御状態において、ストップスイッチ 8 L、8 C、8 R のうち中、右のストップスイッチ 8 C、8 R が同時に操作することにより、閲覧メニュー画面を表示させ、さらにストップスイッチ 8 L、8 C、8 R の操作を行うことにより、R A M 9 1 c の遊技履歴データ記憶領域に記憶されている遊技履歴データ（後述する設定変更の履歴を除く）に基づく遊技履歴情報や R O M 9 1 b に記憶されている演出紹介データを閲覧することが可能となる。

30

【0 6 6 8】

本実施例においてメイン制御部 4 1 は、図 6 9 に示すように、設定キースイッチ 3 7 が on の状態で起動すると、設定開始を示す設定コマンドをサブ制御部 9 1 に送信し、設定変更状態の開始を通知するとともに、設定値を変更可能な設定変更状態に移行することとなる。設定変更状態では、スタートスイッチ 7 が操作されるまでは、任意に設定値を選択することが可能となるが、スタートスイッチ 7 が操作されると、その時点で選択されている設定値が確定し、以後設定値を変更できない設定確定状態となり、この状態で設定キースイッチ 3 7 が off の状態とすることで設定変更状態は終了し、サブ制御部 9 1 に対して設定終了を示す設定コマンドを送信して設定変更状態の終了を通知する。

【0 6 6 9】

40

一方、サブ制御部 9 1 は、設定開始を示す設定コマンドにより設定変更状態の開始が通知されることで、前述した遊技履歴データをクリアしたり、遊技者により閲覧可能な遊技履歴データの設定、設定変更履歴の閲覧を行うこと、すなわち遊技店が管理するサブ制御部 9 1 側の管理情報にアクセス可能な管理者モードに制御する。そしてこの管理者モードは、設定終了を示す設定コマンドにより設定変更状態の終了が通知されることで終了することとなる。

【0 6 7 0】

尚、設定変更状態において設定値が確定してもメイン制御部 4 1 からサブ制御部 9 1 に対して何らの通知もされず、サブ制御部 9 1 は、メイン制御部 4 1 側で設定値が確定した後も、設定終了を示す設定コマンドによって設定変更状態の終了が通知されるまでは、継

50

続して管理者モードに制御されるようになっており、設定変更状態において設定値が確定した後も、電源を再投入して設定値の確定前の状態にわざわざ戻すことなく、管理情報へのアクセスが可能となる。

【0671】

また、メイン制御部41は、図70に示すように、ゲーム終了後、賭数が設定されていない状態で設定キースイッチ37がonの状態となると、確認開始を示す設定確認コマンドをサブ制御部91に送信し、設定確認状態の開始を通知するとともに、設定値を確認可能な設定確認状態に移行することとなる。設定確認状態は、設定キースイッチ37がoffの状態とすることで設定確認状態は終了し、サブ制御部91に対して確認終了を示す設定確認コマンドを送信して設定確認状態の終了を通知する。

10

【0672】

そして、サブ制御部91は、確認開始を示す設定確認コマンドにより設定確認状態の開始が通知された場合にも、設定開始を示す設定コマンドを受信した場合と同様に、遊技店が管理するサブ制御部91側の管理情報にアクセス可能な管理者モードに制御する。そしてこの管理者モードは、確認終了を示す設定確認コマンドにより設定確認状態の終了が通知されることで終了することとなる。

【0673】

設定キースイッチ37は、キーを挿入し、回転させることでon/offを変更することが可能なスイッチであるが、通常キーは、店員が所持するものであり、遊技者が任意に設定キースイッチ37を操作することはできない。すなわち遊技者が任意に操作することのできない設定キースイッチ37を操作した場合のみ遊技店が管理するサブ制御部91側の管理情報にアクセス可能な管理者モードに制御されることとなる。

20

【0674】

このように本実施例では、メイン制御部41が設定変更状態に制御された場合だけでなく、設定確認状態に制御された場合にも管理者モードに制御されるようになっており、設定変更状態に移行させることなく、管理情報へのアクセスが可能となっている。特に、本実施例のように電源を再投入しないと設定変更状態に移行しない場合でも、管理情報へアクセスするだけのために電源を落とす必要がなくなる。さらに、本実施例のように、設定変更状態への移行に伴ってRAM41cが初期化されてしまう場合でも、RAM41cの格納データを維持したままで管理情報へのアクセスが可能となる。

30

【0675】

尚、本実施例では、メイン制御部41から設定開始を示す設定コマンドまたは確認開始を示す設定確認コマンドを受信した場合に、そのまま管理者モードに制御されるようになっているが、設定開始を示す設定コマンドまたは確認開始を示す設定確認コマンドを受信した後、例えば、MAXBETスイッチ6を一定時間以上操作するなど、一定の操作がなされた場合にのみ管理者モードに制御する構成としても良く、このようにすることで設定変更または設定確認が目的で管理情報にアクセスする必要がないにも関わらず、管理者モードに制御されてしまうことを防止できる。

【0676】

また、メイン制御部41は、設定変更状態に移行する前に割込を許可するようになっており、設定変更状態に制御されている間もいずれかの操作スイッチの検出状態が変化したときに操作検出コマンドを送信するため、サブ制御部91は、設定変更状態に制御されている間も、設定値の変更制御に関与しない操作スイッチの検出状態を逐次特定できるようになっている。

40

【0677】

また、設定確認状態においても割込は許可されており、設定変更状態と同様に設定確認状態に制御されている間もいずれかの操作スイッチの検出状態が変化したときに操作検出コマンドを送信するため、サブ制御部91は、設定確認状態に制御されている間も、設定値の確認制御に関与しない操作スイッチの検出状態を逐次特定できるようになっている。

【0678】

50

また、前述のようにサブ制御部 9 1 は、メイン制御部 4 1 が設定変更状態または設定確認状態に制御されている期間において管理情報にアクセス可能な管理者モードに制御することとなるので、その間に送信された操作検出コマンドから特定される操作スイッチの操作を利用して管理者モード期間中の操作を行うことが可能とされており、演出制御基板 9 0 側に管理情報にアクセスするための操作手段を別途備えることなく、本来であれば、遊技制御基板 4 0 側でゲームの進行制御に用いられる操作スイッチを活用して管理情報へのアクセス操作を行うことができる。

【0679】

次に、サブ制御部 9 1 側の管理情報にアクセスする際の操作状況及びその際のサブ制御部 9 1 の制御状況を図 7 1 に基づいて説明する。

10

【0680】

まず、サブ制御部 9 1 は、設定開始コマンドまたは確認開始コマンドを受信したときに管理者モードに制御する。これに伴い、図 7 1 に示す管理者モード画面が液晶表示器 5 1 に表示されるようになっており、この管理者モード画面において、遊技履歴データのクリアや遊技者により閲覧可能な遊技履歴データの設定、設定変更履歴の閲覧を行うことが可能とされている。

【0681】

また、管理者モードでは、遊技状態コマンドまたは確認終了コマンドを受信したときに、終了するとともに、管理者モード画面に表示された所定のメニュー領域（後述する「戻る」のメニュー領域）をストップスイッチ 8 L、8 C により選択した状態でストップスイッチ 8 R を操作した場合にも終了するようになっている。尚、この場合には、設定変更中または設定確認中である旨が引き続き報知されることとなる。

20

【0682】

管理者モード画面には、現在選択されているメニューの説明領域と、「履歴データクリア」「オプション」「設定変更履歴」「戻る」からなるメニュー領域と、が設けられており、ストップスイッチ 8 L、8 C の操作に応じて、メニュー領域の選択枠を移動させるとともに、この移動に伴って説明領域の表示内容も現在選択されているメニュー領域の説明に更新される。

【0683】

図 7 1 (a) に示すように、管理者モード画面で「履歴データクリア」のメニュー領域が選択された状態で、ストップスイッチ 8 R を操作すると、図 7 2 (a) に示す履歴データクリア画面を表示させる。履歴データクリア画面には、現在選択されているメニューの説明領域と、「はい」「いいえ」からなるメニュー領域と、が設けられている。そして、履歴データクリア画面において「はい」が選択された状態で、ストップスイッチ 8 R を操作すると、RAM 9 1 c の遊技履歴データ記憶領域に記憶されている遊技履歴データのうち、設定変更履歴を除く全てのデータがクリアされた後、図 7 2 (b) に示すように履歴データのクリアが完了した旨を示すメッセージが表示され、管理者モード画面に戻る。尚、履歴データクリア画面において「いいえ」が選択された状態で、決ストップスイッチ 8 R を操作すると、遊技履歴データはクリアされずに管理者モード画面に戻る。

30

【0684】

図 7 1 (b) に示すように、管理者モード画面で「オプション」のメニュー領域が選択された状態で、ストップスイッチ 8 R を操作すると、図 7 3 (a) に示すオプション画面を表示させる。オプション画面には、「ボーナス間情報」「演出紹介」「ボーナス履歴」「スランプグラフ」「戻る」からなるメニュー領域が設けられている。そして、オプション画面において「ボーナス間情報」「演出紹介」「ボーナス履歴」「スランプグラフ」のいずれかが選択された状態で、ストップスイッチ 8 R を操作すると、対応する閲覧可能設定欄の表示が切り替わる。具体的には、閲覧を有効とする旨を示す「on」が表示されている状態では閲覧を有効としない旨を示す「off」に切り替わり、「off」が表示されている状態では「on」に切り替わる。そして、オプション画面において「戻る」が選択された状態で、ストップスイッチ 8 R を操作すると、閲覧可能設定欄に「on」が表示

40

50

されている項目の閲覧有効フラグを設定する一方、「off」が表示されている項目の閲覧有効フラグをクリアした後、管理者モード画面に戻る。

【0685】

図71(c)に示すように、管理者モード画面で「設定変更履歴」のメニュー領域が選択された状態で、ストップスイッチ8Rを操作すると、図73(b)に示す設定変更履歴画面を表示させる。設定変更履歴画面には、過去5回分の設定変更履歴、すなわちRAM91cに格納されている設定変更履歴が表示される設定変更履歴表示領域と、「戻る」に対応するメニュー領域と、が設けられている。そして、設定変更履歴画面において「戻る」が選択された状態で、ストップスイッチ8Rを操作すると、管理者モード画面に戻る。

【0686】

図71(d)に示すように、管理者モード画面で「戻る」のメニュー領域が選択された状態でストップスイッチ8Rを操作すると、管理者用モードを終了して、設定変更中または設定確認中の報知画面が表示される。

【0687】

以上のように、メイン制御部41が設定変更状態または設定確認状態に制御される場合に、管理者モード画面が表示され、当該画面においてストップスイッチ8L、8C、8Rを操作することにより、遊技履歴データのクリア、遊技者により閲覧可能な遊技履歴データの設定、設定変更履歴の閲覧を行うことが可能となる。

【0688】

尚、本実施例では、遊技履歴データをクリアしても設定変更履歴のデータはクリアされないようになっているので、例えば、不正に設定変更がなされた場合でも、その証拠を確実に残しておくことができるが、遊技履歴データのクリアとともに設定変更履歴データについてもクリアされるようにしても良いし、遊技履歴データと、設定変更履歴データと、を別個の操作によりクリアできるようにしても良い。

【0689】

また、本実施例では、管理情報の一例としての設定変更履歴が記憶され、遊技店設定用モードにおいて該設定変更履歴を確認できるようになっているが、例えばスロットマシン1の前面扉の開放履歴（前面扉の開放に基づく開放時刻や開放回数情報）やエラーの発生履歴（エラーの発生時刻や発生したエラーの種類、エラーの発生回数）等を記憶し、管理者モードにおいてこれら前面扉の開放履歴やエラーの発生履歴を確認できるようにしても良い。

【0690】

本実施例のスロットマシン1における役としては、図74に示すように、特別役としてビッグボーナス（以下ではビッグボーナスをBBとする）、レギュラーボーナス（以下ではレギュラーボーナスをRBとする）が、小役として1枚、スイカ、チェリー、ベルが、再遊技役としてリプレイが定められている。

【0691】

チェリーは、いずれの遊技状態においても右リールについて入賞ラインのいずれかに「白チェリー」の図柄が導出されたときに入賞となり、いずれの遊技状態においても1枚のメダルが払い出される。尚、「白チェリー」の図柄が右リールの上段または下段に停止した場合には、入賞ラインL2、L5または入賞ラインL3、L4の2本の入賞ラインにチェリーの組合せが揃うこととなり、2本の入賞ライン上でチェリーに入賞したこととなるので、2枚のメダルが払い出されることとなる。

【0692】

スイカは、いずれの遊技状態においても入賞ラインのいずれかに「スイカースイカースイカ」の組合せまたは「スイカースイカースイカースイカ」の組合せが揃ったときに入賞となり、RB(BB)では15枚のメダルが払い出され、通常遊技状態では12枚のメダルが払い出される。ベルは、いずれの遊技状態においても入賞ラインのいずれかに「ベルーベルーベル」の組合せが揃ったときに入賞となり、RB(BB)では15枚のメダルが払い出され、通常遊技状態では10枚のメダルが払い出される。

10

20

30

40

50

【0693】

リプレイは、通常遊技状態において入賞ラインのいずれかに「リプレイーリプレイーリプレイ」の組合せ、「BARーリプレイーリプレイ」の組合せ、または「黒7ーリプレイーリプレイ」の組合せのうちいずれかの組合せが揃ったときに入賞となる。リプレイが入賞したときには、メダルの払い出しはないが次のゲームを改めて賭数を設定することなく開始できるので、次のゲームで設定不要となった賭数に対応した3枚のメダルが払い出されるのと実質的には同じこととなる。

【0694】

RBは、通常遊技状態において入賞ラインのいずれかに「網7ー網7ー黒7」の組合せが揃ったときに入賞となり、遊技状態がRBに移行する。RBは、小役、特にベルの当選確率が高まることによって他の遊技状態よりも遊技者にとって有利となる遊技状態であり、RBが開始した後、12ゲームを消化したとき、または8ゲーム入賞（役の種類は、い

10

【0695】

BBは、通常遊技状態において入賞ラインのいずれかに「黒7ー黒7ー黒7」の組合せ、「網7ー網7ー網7」の組合せまたは「白7ー白7ー白7」の組合せが揃ったときに入賞となる。

【0696】

BBが入賞すると、遊技状態がBBに移行するとともに同時にRBに移行し、RBが終了した際に、BBが終了していなければ、再度RBに移行し、BBが終了するまで繰り返しRBに制御される。すなわちBB中は、常にRBに制御されることとなる。そして、BBは、当該BB中において遊技者に払い出したメダルの総数が465枚を超えたときに終了する。BBの終了時には、RBの終了条件が成立しているか否かに関わらずRBも終了する。

20

【0697】

本実施例では、図75に示すように、遊技状態が、通常遊技状態であるか、RB（BB）であるか、によって内部抽選の対象となる役が異なる。さらに遊技状態が通常遊技状態であれば、特別役の持越中であるか否かによっても内部抽選の対象となる役が異なる。

【0698】

遊技状態が通常遊技状態であり、いずれの特別役も持ち越されていない状態では、BB、BB+スイカ、BB+チェリー、RB、RB+スイカ、RB+チェリー、リプレイ、スイカ、チェリー、ベルが内部抽選の対象役となる。遊技状態が通常遊技状態であり、いずれかの特別役が持ち越されている状態では、リプレイ、スイカ、チェリー、ベルが内部抽選の対象役となる。遊技状態がRBでは、スイカ、チェリー、ベルが内部抽選の対象役となる。

30

【0699】

このように本実施例では、通常遊技状態において特別役と小役とが同時に当選しうる構成であるが、前述のように特別役と小役が同時に当選した場合には、特別役よりも小役を揃える制御が優先されるようになっており、特別役を揃えることが困難となる。

【0700】

次に、フリーズ状態について説明する。本実施例では、フリーズ条件が成立すると所定タイミングでスロットマシン1がフリーズ状態に制御されるとともに、フリーズ期間においてフリーズ演出が実行される。

40

【0701】

フリーズ状態とは、ゲームが進行しない状態をいう。特には、本来、ゲームが進行すべきところで敢えてゲーム進行を保留させることにより、遊技者に対して何らかの情報を遊技者に対して示唆する演出の一態様である。それゆえ、フリーズ状態は、いわゆるウェイトタイムとは別の概念である。

【0702】

尚、ウェイトタイムとは、ゲームがあまりに早く進行し過ぎてしまうことを規制するた

50

めに設定された、ゲーム進行規制期間である。本実施例では、このウェイトタイム中にスタート操作が検出されると、ウェイトタイムが経過した後に、リールが始動するように設計されている。したがって、十分な時間間隔を空けて複数のゲームを順次行なっている場合にはスタートスイッチ7の操作時にゲームの進行が規制されることはないが、遊技者が複数のゲームを短時間で消化しているような場合にはウェイトタイムによってゲームの進行が規制され、ウェイトタイムが経過するまでの間、リールの始動待ち状態となる。フリーズ状態は、このようなウェイトタイムが経過していても発生し得る。

【0703】

例えば、本実施例では、ウェイトタイムが経過した後にスタートスイッチ7の操作による有効なスタート操作を検出してもフリーズ期間が経過するまでの間、リールを回転開始させないことによってフリーズ状態を実現している。尚、ウェイトタイム中にスタート操作が検出されたときには、ウェイトタイムが経過した後にフリーズ状態を発生させても良く、あるいは、フリーズ期間でウェイトタイムを吸収するようにしても良い。また、前者のようにした場合、ウェイトタイムとフリーズ状態との違いを明確に遊技者に伝えるために、表示画面等にウェイトタイム中であることを表示するなどして、ウェイトタイムを報知しても良い。

10

【0704】

本実施例のフリーズ条件は、特別役とスイカの同時当選、特別役とチェリーの同時当選、スイカの単独当選のいずれかの当選状況で、かつ、フリーズ抽選に当選することで成立する。

20

【0705】

すなわち、本実施例では、スイカまたはチェリーが当選することを条件として、フリーズ状態が発生する。以下、“フリーズを発生させる特定の役”という意義において、スイカ(1)及びチェリーを“特定役”とも称する。スイカ(1)及びチェリーはともに特別役との同時当選の可能性がある役である。それゆえに、上記フリーズ条件に従いフリーズ状態を発生させると、遊技者に対して特別役当選の期待感を与えることが可能となる。

【0706】

フリーズ状態の発生タイミングは、フリーズ条件が成立したゲームの開始時またはフリーズ条件が成立したゲームの次のゲームの開始時である。すなわち、メイン制御部41は、フリーズ状態の実行有と判定する際、今回のゲームでフリーズを実行するか、あるいは次のゲームでフリーズを実行するかを併せて決定する。以下、メイン制御部41が今回のゲームで実行すると決定されたフリーズ状態を今回フリーズと称し、次のゲームで実行すると決定されたフリーズ状態を次回フリーズまたは持ち越しフリーズと称する。

30

【0707】

次に、図76を用いて、フリーズ抽選の当選確率について説明する。フリーズ抽選の当選確率は、特別役の当選の有無及び特定役の種類によって異なる。

【0708】

本実施例では、図76(a)及び(b)－(1)に示すように、特定役がスイカであるか、チェリーであるか、に関わらず、今回フリーズ及び次回フリーズを含め特別役と同時当選している場合の方が、特定役が単独当選している場合よりも当選確率が高い。このため、フリーズ状態の発生時は、特定役の種類に関わらず、また、今回フリーズであるか、次回フリーズであるか、に関わらず、特別役の当選に対する期待感を高めることができる。

40

【0709】

また、フリーズ状態が発生せずに、特定役が入賞した場合でも、次ゲームにおいてフリーズ状態が発生する可能性が残ることから、フリーズ状態が発生せずに、特定役が入賞した場合でも、次ゲーム以降、特別役の当選に対する期待感を持続させることができる。

【0710】

また、図76(a)及び(b)－(2)、(b)－(3)に示すように、特別役との同時当選か単独当選かに関わらずスイカが当選してフリーズに当選する確率に占める特別役

50

との同時当選時に今回フリーズに当選する確率の比率 ($A / A + E$) が、特別役との同時当選か単独当選かに関わらずスイカが当選して次回フリーズに当選する確率に占める特別役との同時当選時に次回フリーズに当選する確率の比率 ($B / B + F$) よりも高く定められており、特別役との同時当選か単独当選かに関わらずチェリーが当選してフリーズに当選する確率に占める特別役との同時当選時に次回フリーズに当選する確率の比率 ($D / D + H$) が、特別役との同時当選か単独当選かに関わらずチェリーが当選して今回フリーズに当選する確率に占める特別役との同時当選時に今回フリーズに当選する確率の比率 ($C / C + G$) よりも高く定められている。

【0711】

このため、本実施例では、フリーズ状態が発生したときには特別役当選を期待できるだけでなく、特別役が当選していることを期待できる期待度を今回フリーズ時と次回フリーズ時とで異ならせていることによって、遊技者に対して単にフリーズ状態が発生することに期待を抱かせるのみならず、今回フリーズであるか次回フリーズであるかの違いに応じて異なる度合いの期待を抱かせることができる。

【0712】

すなわち、フリーズ状態は、当選結果にスイカまたはチェリーが含まれる場合に実行され、その実行タイミングはそのような当選結果が得られたゲームまたは次回のゲームとされている。このため、前回のゲームの結果がスイカまたはチェリーの入賞でなかった場合に、遊技者は今回発生したフリーズ状態が前回ゲームからの持越しフリーズでなく、今回のゲームでスイカ、チェリーのいずれかが当選している可能性が高いと判別できる。さらに、スイカ、チェリーのいずれかが当選していることから、併せて特別役が当選している可能性がある。

【0713】

それゆえ、このような場合には、遊技者に対して、特別役が同時当選していることの期待を抱かせることができる。ただし、遊技者は、スイカ、チェリーのいずれが当選しているのかということまでは判別できない。

【0714】

また、本実施例では、スイカ当選時のうち特別役と同時に当選している場合には、今回フリーズの比率が高く、チェリー当選時のうち特別役と同時に当選している場合には、次回フリーズの比率が高い。

【0715】

このため、フリーズ状態が発生したときに、前回のゲームの結果を遊技者が覚えておくことによって、フリーズ状態が今回のゲームの当選結果に基づくものであるとき（前回のゲームでチェリーもスイカも入賞していない場合）には、フリーズ状態を発生させた役がチェリーであるよりもスイカであることを期待しながらゲームに興じる面白さをも遊技者に提供することができる。

【0716】

逆に、フリーズ状態の発生を伴わずに前回のゲームの結果がチェリーであった場合には、今回のゲームでフリーズ状態が発生することを期待しながらゲームに興じる面白さをも遊技者に提供することができる。

【0717】

次に、図77を参照して、フリーズ状態の発生とフリーズ演出、及びフリーズ演出後のステップアップ演出（特別演出）について説明する。図77は、これらを説明するためのタイミングチャートである。尚、図77の「演出制御」欄に示される「(a)、(b1)、(b2)、(c)、(d)、(e1)、(e2)、(e3)」は、図80を用いて後述するフリーズ演出及びステップアップ演出の画面例に対応する符号である。

【0718】

フリーズ状態に制御される場合には、図77に示すように有効なスタート操作が検出された段階で遊技制御基板40のメイン制御部41から演出制御基板90のサブ制御部91に対して内部当選コマンド及びフリーズコマンドが送信される。

【0719】

サブ制御部91は、これらコマンドに基づいてフリーズ期間においてフリーズ演出を実行する。一方、メイン制御部41は、図示のとおり、フリーズ期間が経過するまでリールの回転を開始させない。

【0720】

メイン制御部41は、フリーズ期間が経過したときに全リール2L、2C、2Rを回転開始させるとともに、リール回転開始コマンドをサブ制御部91に送信する。サブ制御部91はこのコマンドに基づいて、第1ステップ演出を実行する。尚、第1ステップ演出は、それまで行なわれていたフリーズ演出に関連する演出である。“関連する”とは、例えば、演出が特定のストーリーを進行させるものである場合には、第1ステップ演出は、フリーズ演出のストーリーの続きである。

10

【0721】

次に、1つ目のリールを停止させる第1停止操作が検出されると、メイン制御部41は、対応するリールを停止させる制御をするとともにサブ制御部91に対してリール停止コマンドを送信する。サブ制御部91は、このコマンドを受信し、第1ステップ演出から第2ステップ演出へと演出の内容を切り換える。

【0722】

同様に、2つ目のリールを停止させる第2停止操作、3つ目のリールを停止させる第3停止操作がそれぞれ検出されたことに応じて、メイン制御部41は、対応するリールを停止させる制御をするとともにサブ制御部91に対してリール停止コマンドを送信する。サブ制御部91は、これらのコマンドを受信し、第2ステップ演出から第3ステップ演出へ、さらに第3ステップ演出から最終ステップ演出へと演出の内容を切り換える。

20

【0723】

このように、本実施例では、ステップアップ演出に先立ってその内容に関連したフリーズ演出が実行されるため、まず、演出の前段としてフリーズ演出を実行した上で、続くステップアップ演出の内容へと遊技者をスムーズに導くことができる。

【0724】

尚、ここでは、フリーズ演出を前段演出として実行される特別演出の一例としてステップアップ演出を挙げたが、ステップアップしていかないような演出であっても良い。

【0725】

また、フリーズ状態は、いずれの操作スイッチもゲームの進行に関与しない状態であるが、この間に行われるフリーズ演出中において、特定の操作スイッチの操作を行うことにより、演出の内容が変化する構成であることが好ましく、このような構成とすることで、フリーズ状態において、ゲームを進行させることができないことによる遊技者の退屈を紛らわすことができる。特に、操作をすればフリーズ演出の内容が変更されるため、フリーズ状態において遊技者に対して趣向性の高い演出を提供できる。さらに、ゲームを進行させることができない状態であるので、遊技者がこのときに誤操作をしたとしても、それによってゲームが遊技者の意図しない方向に進行してしまうこともない。

30

【0726】

次に、図78及び図79に示すタイミングチャートを用いてフリーズ状態の制御を説明する。本実施例では、“特定役”の一例となるスイカまたはチェリーが当選することを条件として、フリーズ状態を発生させることが決定される。

40

【0727】

例えば、図78(A)に示すように、あるゲームにおいて特定役が当選(「スタート操作」の欄参照)することに基づいて今回フリーズとすることが決定されると、今回フリーズフラグが設定(図では今回フリーズフラグがON)されてその決定がされた今回ゲームにおいてフリーズ状態に制御される。

【0728】

一方、図78(B)に示すように、第1ゲームにおいて次回フリーズとすることが決定されると、次回フリーズフラグが設定される(図では次回フリーズフラグがON)。この

50

場合には、第1ゲームにおいてフリーズ状態は発生せず、第2ゲームにフリーズが持ち越されて第2ゲームにおいてフリーズ状態が発生する（ただし、第2ゲームにおいて特定役非当選）。図示のとおり、次回フリーズフラグは第1ゲームにおいて設定されてから第2ゲームにおいても設定された状態が保持されている。

【0729】

ところが、図79（C）に示すように、第1ゲームにおいて次回フリーズフラグが設定されることにより第2ゲームにフリーズが持ち越された場合において、「スタート操作」の欄に示したように第2ゲームの開始時に特定役が当選する場合がある。この場合には、第2ゲームではフリーズ状態を発生させることなく、第1ゲームで設定された次回フリーズフラグが第3ゲームへと持ち越される。そして、第3ゲームで特定役が非当選であることを条件として、当該第3ゲームにおいてフリーズ状態が発生する。

10

【0730】

すなわち、本実施例では、第1ゲームにおいて次回フリーズの実行が決定されたものの、第2ゲームにおいて特定役が当選したときには、当該第2ゲームでフリーズ状態を発生させずに第3ゲームにおいてフリーズ状態を発生させる。

【0731】

仮に、特定役が当選した第2ゲームにおいて、第1ゲームでの決定に従ってフリーズ状態を発生させると、フリーズ発生後の第2ゲームの結果として特定役による入賞が発生した場合（優先的に引込むために可能性は高い）には、当該第2ゲームで実行されたフリーズ状態が、第1ゲームで決定された次回フリーズに基づくものであるのか、あるいは第2

20

【0732】

その結果、せっかく、次回フリーズの場合と今回フリーズの場合とで特別役が当選していることを遊技者が期待できる期待度を異ならせることとした意義が失われてしまう。

【0733】

これに対して、図79（C）を用いて説明したように特定役が当選した第2ゲームでは次回フリーズフラグをさらに次の第3ゲームに持ち越すように制御すれば、第2ゲームにおいてフリーズ状態が発生することなく、第3ゲームにおいてフリーズ状態が発生することになるため、当該フリーズ状態が第1ゲームで決定された次回フリーズに基づくものであることを遊技者が判別可能となる。

30

【0734】

尚、第3ゲームにおいて、さらに特定役が当選したときには、当該第3ゲームにおいてフリーズ状態に制御することなく、第4ゲームにフリーズ状態を持ち越せば良い。そして、当該持ち越されたゲームにおいて特定役が当選しなかったことを条件として、当該ゲームにおいてフリーズ状態を発生させれば良く、もし、当該ゲームでもさらに特定役が当選したときには、さらに次のゲームにフリーズ状態を持ち越せば良い。

【0735】

次に、フリーズ演出及びステップアップ演出の具体例を説明する。図80は、ステップアップ演出のみが実行される場合及びステップアップ演出が実行されるときにフリーズ状態が発生しフリーズ演出が実行される場合各々における液晶表示器51表示状態の一例を説明するための図である。図80においては、ゲームの進行状況を示すために、スタートスイッチ7、ストップスイッチ8L、8C、8Rなどを併せて示している。

40

【0736】

まず、ステップアップ演出のみが実行された場合について説明する。図80（b1）及び（b2）は、各々、スタートスイッチ7が操作されゲームが開始されることにより、ステップアップ演出の第1ステップ演出が開始されたときの表示状態の一例を示す図である。

【0737】

図80（b1）では、第1ステップ演出として、例えば、船に乗ったキャラクタAを出現させるとともに、花火の玉を想起させる丸い形のアイテム（1尺玉）Bが表示されてい

50

る。

【0738】

表示させるアイテムは、ボーナス当選状況に応じて複数種類のうちから決定される。例えば、ボーナス当選しているときの方が、ボーナス当選していないときよりも、高い割合で特定のアイテム（例えば尺が大きな玉）が表示されるように決定される。図80（b2）では、第1ステップ演出として、図80（b1）で示すアイテムAよりも大きなアイテム（3尺玉）Cが表示されている場合を示している。このため、例えば、ステップアップ演出中に特定のアイテムとしての図80（b2）で示すアイテムCが表示されたときの方が、それ以外の図80（b1）で示すアイテムBが表示されたときよりも、ボーナス当選していることに対する期待感を高めることができる。

10

【0739】

尚、スタートスイッチ7が操作されてゲームが開始された後、リール2L、2C、2Rの回転開始から所定の条件（回転速度が一定速度に達した後、基準位置を検出すること）が成立すると、図80（b'）のように、左・中・右停止有効LED22L～22Rを点灯させ、ストップスイッチ8L、8C、8Rの操作が有効化される。

【0740】

図80（c）は、第1停止されたことにより、ステップアップ演出の第2ステップ演出が実行されたときの表示状態の一例を示す図である。第2ステップ演出では、第1ステップ演出において表示されていたアイテムを打ち上げるための筒に入れて、花火を打ち上げる準備を行なうような演出が行なわれている。尚、図80（c'）に示すように、第1停止としてストップスイッチ8Lが操作されて、左停止有効LED22Lが消灯されている。

20

【0741】

図80（d）は、第2停止されたことにより、ステップアップ演出の第3ステップ演出が実行されたときの表示状態の一例を示す図である。第3ステップ演出では、第2ステップ演出において準備した花火玉を打ち上げたような演出が行なわれている。尚、図80（d'）に示すように、第2停止としてストップスイッチ8Cが操作されて、中停止有効LED22Cが消灯されている。

【0742】

図80（e1）～（e3）は、各々、第3停止されたことにより、ステップアップ演出の最終ステップ演出が実行されたときの表示状態の一例を示す図である。

30

【0743】

図80（e1）では、最終ステップ演出として、例えば、液晶表示器51の演出領域全体にわたり花火が表示されている。図80（e2）では、最終ステップ演出として、例えば、液晶表示器51の演出領域の中央部のみにおいて花火が表示されている。図80（e3）では、最終ステップ演出として、例えば、花火が表示されず、打上げ失敗となる演出が表示されている。尚、図80（e'）に示すように、第3停止としてストップスイッチ8Rが操作されて、右停止有効LED22Rが消灯されている。

【0744】

最終ステップ演出は、特別役の当選状況に応じて複数種類のうちから決定される。例えば、特別役に当選しているときの方が、特別役に当選していないときよりも、高い割合で大花火演出（例えば図80（e1））が表示されるように決定される。このため、例えば、最終ステップ演出が、大花火演出としての図80（e1）で示す演出態様で実行されたときの方が、それ以外の図80（e2）や（e3）で示す演出態様で実行されたときよりも、特別役に当選していることに対する期待感を高めることができる。

40

【0745】

このように、ステップアップ演出が実行されたゲームにおいては、スタートスイッチ7やストップスイッチ8L～8Rなどが操作されて、ゲームが進行する毎に、定められた順序で演出態様を発展させ、少なくとも最終ステップ演出において特別役に当選しているかに関する情報が報知される。

50

【0746】

次に、ステップアップ演出が実行されるゲームにおいて、フリーズ状態が発生したときに実行されるフリーズ演出について説明する。図80(a)は、図80(b1)～(e3)で示したステップアップ演出が実行されるゲームにおいてフリーズ状態が発生し、当該ステップアップ演出が開始される前にフリーズ演出が実行されたときの表示状態の一例を示す図である。

【0747】

フリーズ演出としては、当該フリーズ状態が終了した後に行なわれる演出と関連性を有するような演出が実行される。図80(a)では、図80(b1)や(b2)の演出内容と関連性を有するような演出として、その後出現するキャラクタAが図80(b1)や(b2)において表示されるアイテム(花火玉)を加工しているかのような演出が表示されるとともに、加工を連想させる「こねこね～!!」といったメッセージがフリーズ演出として実行されている。

10

【0748】

また、フリーズ状態が発生しているときには、前述したように、各リール2L、2C、2Rの回転開始タイミングが遅延され、かつストップスイッチ8L、8C、8Rの操作を有効化するタイミングが遅延されるため、図80(a')に示すように、左・中・右停止有効LED22L～22Rが消灯されている。

【0749】

フリーズ演出は、フリーズ状態が発生する所定時間(例えば3秒)内に完結するように設定されている。このため、フリーズ演出については完結するまで確実に遊技者に見せることができる。

20

【0750】

図80を用いて一例を示したステップアップ演出及びフリーズ演出は、サブ制御部91により実行される。サブ制御部91は、例えば、ステップアップ演出抽選用の乱数を抽出し、抽出した乱数の値、内部当選コマンドから特定される当選役及びフリーズコマンドから特定されるフリーズ状態の有無に基づいて、ステップアップ演出を実行するか否かを決定するステップアップ演出抽選処理を行なう。さらに、ステップアップ演出を実行すると決定された場合には、複数種類のステップアップ演出から一のステップアップ演出を決定し、フリーズが発生する場合には該決定されたステップアップ演出と関連性を有する複数種類のフリーズ演出から一のフリーズ演出を決定し実行する。

30

【0751】

尚、本実施例では、通常遊技状態において内部抽選の当選確率が変化しない構成であるが、例えば、再遊技役の当選確率の異なる複数の遊技状態(いわゆるリプレイタイム(RT))に制御する構成としても良い。また、本実施例では、特別役と同時当選しうる特定役が小役のみであるが、特別役と同時当選しうる特定役として再遊技役を適用しても良い。そして、上記のように再遊技役の当選確率の異なる複数のRTに制御する構成とし、特別役と同時当選しうる特定役として再遊技役を適用した場合には、RTの違い、すなわち再遊技役の当選確率の違いに応じてフリーズ抽選の当選確率を異ならせることが好ましい。すなわち通常よりも再遊技役の高い状態となると、その分再遊技役入賞時の特別役の当選期待度が低くなることから、どの遊技状態においても一律の確率でフリーズ抽選を行うと、再遊技役の当選確率の高い状態では、フリーズ状態が発生しても特別役の期待がそれほど持てなくなってしまう虞があるが、再遊技役の当選確率が高い第1の状態では、再遊技役当選時のフリーズ抽選の当選確率を相対的に低く設定し、再遊技役の当選確率が低い第2の状態では、再遊技役当選時のフリーズ抽選の当選確率を第1の状態よりも高く設定することで、フリーズ状態発生時の特別役の当選期待度を適切に維持することができる。

40

【0752】

以上、本発明の実施例を図面により説明してきたが、本発明はこの実施例に限定されるものではなく、本発明の主旨を逸脱しない範囲における変更や追加があっても本発明に含まれることは言うまでもない。

50

【0753】

前記実施例では、遊技機の一例としてスロットマシンを適用しているが、所定の信号が入力されたときに、乱数回路から数値データを乱数値として抽出し、抽出した乱数値を用いて遊技に関連する抽選を行うための処理を行う遊技機であれば本発明を適用可能であり、例えば、遊技球を遊技領域内に発射し、遊技球が特定の入賞口に入賞することで抽選を行う弾球遊技機にも適用可能であり、このような弾球遊技機では、特定の入賞口に入賞したことを示す信号を所定の信号として適用すれば良い。

【0754】

また、遊技に関連する抽選を行うための処理を所定の信号が入力されたタイミングで行うものであれば良く、必ずしも所定の信号が入力されたタイミングで遊技に関連する抽選を行う構成でなくても良い。例えば、所定の信号が入力されたタイミングで数値データを乱数回路がラッチするとともに、該所定の信号が入力されたタイミングで、乱数回路がラッチした数値データを取得し、乱数値を格納する乱数値ワークに一時的に格納し、その後乱数値ワークに格納されている数値データを読み出して遊技に関連する抽選を行う構成であれば、乱数値回路からラッチされた数値データを取得し、乱数値ワークに格納する処理が、遊技に関連する抽選を行うための処理に該当するものであり、所定の信号が入力されたタイミングで当該数値データを用いた遊技に関連する抽選を行う必要はない。

【符号の説明】

【0755】

- 1 スロットマシン
- 2 L、2 C、2 R リール
- 6 MAX BETスイッチ
- 7 スタートスイッチ
- 8 L、8 C、8 R ストップスイッチ
- 41 メイン制御部
- 91 サブ制御部
- 505 CPU
- 506 ROM
- 507 RAM
- 509 乱数回路
- 559A 乱数値レジスタ

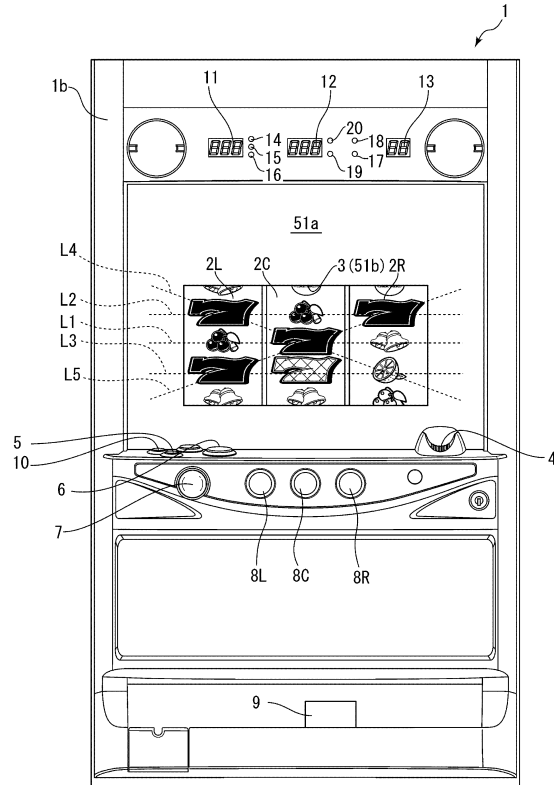
10

20

30

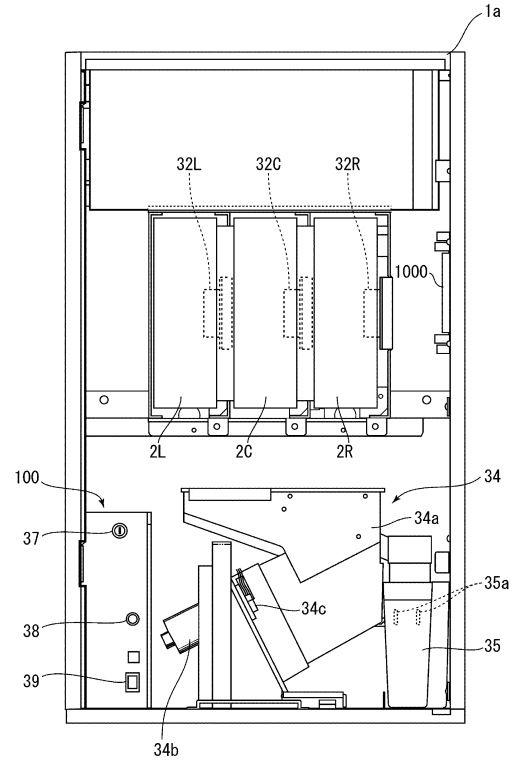
【図 1】

【図 1】



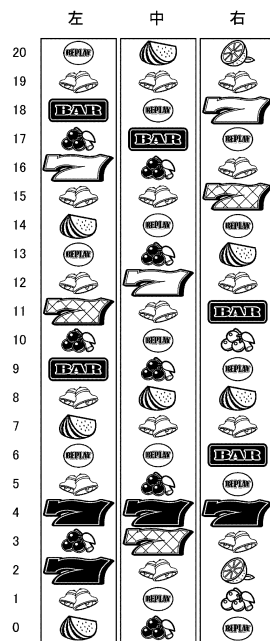
【図 2】

【図 2】



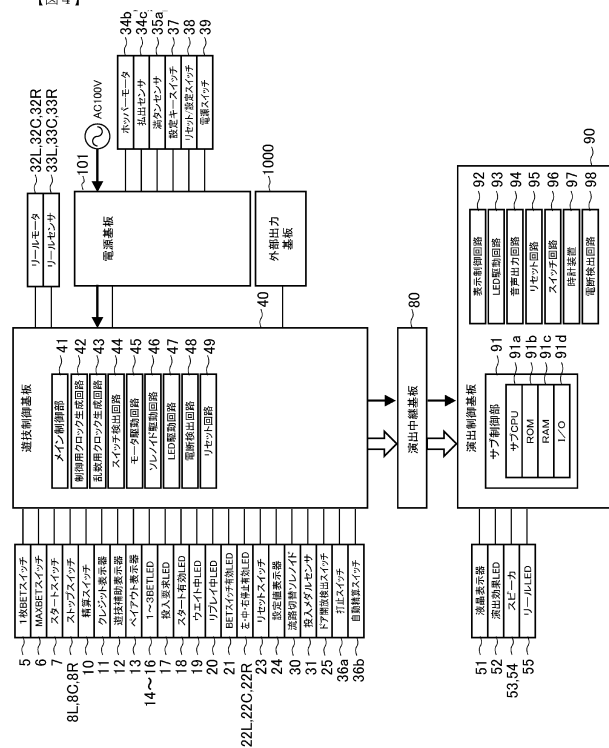
【図 3】

【図 3】



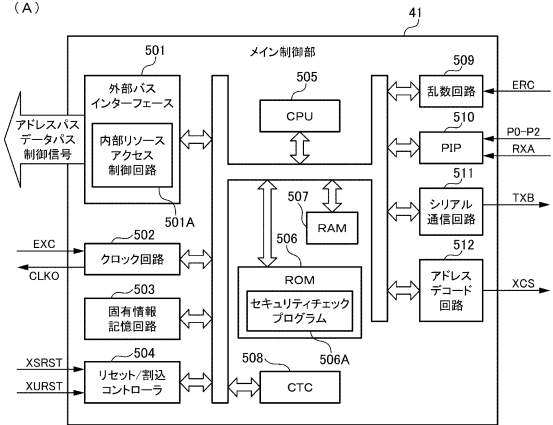
【図 4】

【図 4】

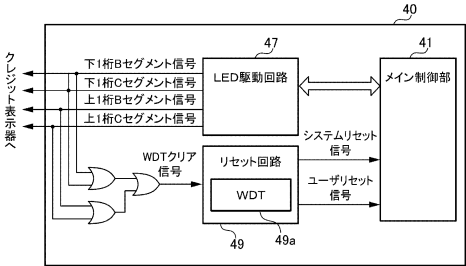


【図 5】

【図 5】
(A)



(B)



【図 6】

【図 6】

アドレス	種別	内容
0000H	ROM	ユーザプログラムエリア
1FC0H		プログラム管理エリア
1FFFH	内蔵レジスタ	内蔵レジスタエリア
2000H		
20FFH		
⋮		⋮
7E00H	RAM	1/Oマップ
7FFFH		メモリマップ
⋮		⋮
FDD0H	アドレスデコード回路	XCSデコードエリア
FDFBH		
⋮		⋮
FFFFH		

【図 7】

【図 7】

(A) プログラム管理エリア (主要部分)

アドレス(H)	用途	内容
1FC0~1FC7	内部リソースアクセス制御回路	ヘッダ(KHDR)
1FD9	リセット/割込コントローラ等	機能設定(KFCS)
1FDD	乱数回路等	第1乱数初期設定(KRS1)
1FDE	乱数回路等	第2乱数初期設定(KRS2)
1FDF	リセット/割込コントローラ	割込初期設定(KIIS)
1FED	CPU等	セキュリティ時間設定(KSES)

(B) 内蔵レジスタエリア (主要部分)

アドレス(H)	用途	内容
201A	シリアル通信回路	第1チャネル通信設定レジスタ(SAFM)
201B	シリアル通信回路	第1チャネル割込制御レジスタ(SAIC)
201C	シリアル通信回路	第1チャネルコマンドレジスタ(SACM)
201E	シリアル通信回路	第1チャネルステータスレジスタ(SAST)
201F	シリアル通信回路	第1チャネルデータレジスタ(SADT)
2022	シリアル通信回路	第2チャネル通信設定レジスタ(SBFM)
2023	シリアル通信回路	第2チャネル割込制御レジスタ(SBIC)
2024	シリアル通信回路	第2チャネルコマンドレジスタ(SBCM)
2026	シリアル通信回路	第2チャネルステータスレジスタ(SBST)
2027	シリアル通信回路	第2チャネルデータレジスタ(SBDT)
2028	リセット/割込コントローラ	割込マスクレジスタ(IMR)
2029	リセット/割込コントローラ	割込待ちモニタレジスタ(IRR)
202A	リセット/割込コントローラ	割込中モニタレジスタ(ISR)
2030	乱数回路	乱数ラッチ選択レジスタ(RDLS)
2031	乱数回路	乱数割込制御レジスタ(RDIC)
2032	乱数回路	乱数値取込レジスタ(RDLT)
2033	乱数回路	乱数ラッチフラグレジスタ(RDFM)
2034	乱数回路	乱数列変更レジスタ(RDSC)
2038	乱数回路	乱数値レジスタR1D下位バイト
2039	乱数回路	乱数値レジスタR1D上位バイト
203A	乱数回路	乱数値レジスタR2D下位バイト
203B	乱数回路	乱数値レジスタR2D上位バイト
208C	リセット/割込コントローラ等	内部情報レジスタ(CIF)
2090	PIR	入力ポートレジスタ(PD)

【図 8】

【図 8】

(A) ヘッダ(KHDR)

アドレス(H)	設定データ(H)		
1FC0	4C	00	左記以外
1FC1	45	00	
1FC2	34	00	
1FC3	33	00	
1FC4	38	00	
1FC5	30	00	
1FC6	41	00	
1FC7	53	00	
ROM読出許可/禁止	許可	禁止	許可
バス出力マスク有効/無効	有効	有効	無効

(B) 機能設定(KFCS)

ビット番号	設定内容
7-5	ウォッチドッグ動作許可/禁止
4	TXB端子設定 0:シリアル通信第2チャネル送信用 1:チップセレクト(XCS13)
3	TXA端子設定 0:シリアル通信第1チャネル送信用 1:チップセレクト(XCS12)
2	RXA端子設定 0:シリアル通信第1チャネル受信用 1:入力ポートP5
1	NMI接続設定 0:CPU接続 1:CPU非接続(入力ポートP4)
0	XINT接続設定 0:CPU接続 1:CPU非接続(入力ポートP3)

【図 9】

【図 9】

(A) 第1乱数初期設定(KRS1)

ビット番号	設定内容
7-4	省略
3	乱数回路使用設定 0:未使用 1:使用
2	乱数更新クロック設定 0:内部システムクロック(SCLK) 1:乱数用クロック(RCLK)の2分周
1-0	乱数更新規則設定 00:変更しない 01:ソフトウェアで変更(2周目以降) 10:自動で変更(2周目以降)

(B) 第2乱数初期設定(KRS2)

ビット番号	設定内容
7-4	省略
3-2	固定ビット(00B)
1	乱数のスタート値設定 0:デフォルト値(0001H) 1:IDナンバーに基づく値
0	乱数のスタート値変更設定 (システムリセット毎) 0:変更しない 1:変更する

(C) 割込初期設定(KIIS)

ビット番号	設定内容
7-4	割込ベクタ上位4ビット
3-0	マスカブル割込要因の優先度設定 00H~02H,06H:CTCからの割込を最優先 03H,07H:乱数回路からの割込を最優先 04H,05H:シリアル通信回路からの割込を最優先

【図 10】

【図 10】

(A) セキュリティ時間設定(KSES)

ビット番号	設定内容
7-6	乱数用クロック異常検出設定
5	固定値(0B)
4-3	可変セキュリティ時間設定
2-0	延長セキュリティ時間設定

(B) KSES ビット番号 7-6

設定値	設定内容
00	$RCLK < SCLK$
01	$RCLK < SCLK/2$
10	$RCLK < SCLK/4$
11	$RCLK < SCLK/8$

(C) KSES ビット番号 4-3

設定値	設定内容
00	延長しない
01	ショートモード
10	ロングモード

(D) KSES ビット番号 2-0

設定値	設定内容
000	延長しない
001	$2^{22} \times T_{SCLK} \times 1$
010	$2^{22} \times T_{SCLK} \times 2$
011	$2^{22} \times T_{SCLK} \times 3$
100	$2^{22} \times T_{SCLK} \times 4$
101	$2^{22} \times T_{SCLK} \times 5$
110	$2^{22} \times T_{SCLK} \times 6$
111	$2^{22} \times T_{SCLK} \times 7$

T_{SCLK} : 内部システムクロック(SCLK)の周期

【図 11】

【図 11】

(A)

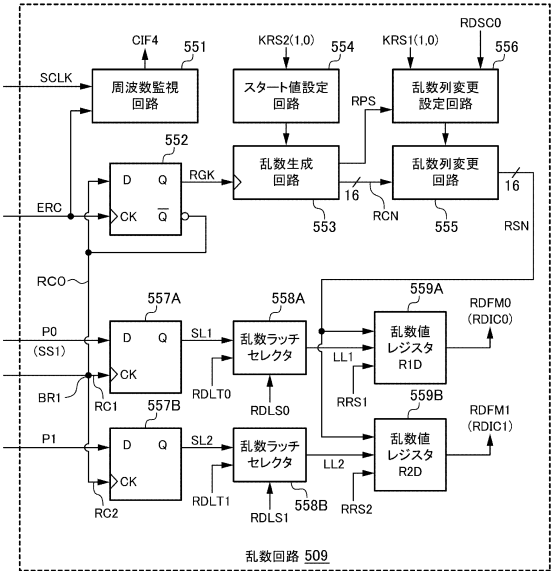
ビット番号	7	6	5	4	3	2	1	0
CIF	—	—	—	CIF4	—	CIF2	CIF1	CIF0

(B) 内部情報データ(CIF)

ビット番号	設定内容
4	乱数用クロック異常指示 0:異常なし 1:異常あり
2	システムリセット指示 0:システムリセット未発生 1:システムリセット発生
1	WDTタイムアウト指示 0:タイムアウト未発生 1:タイムアウト発生
0	IAT発生指示 0:IAT発生なし 1:IAT発生あり

【図 12】

【図 12】



【図 13】

【図 13】
(A)

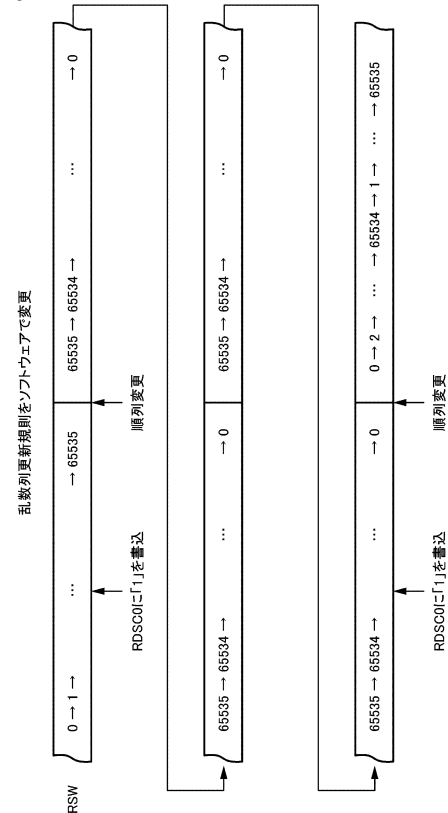
ビット番号	7	6	5	4	3	2	1	0
RDSC	—	—	—	—	—	—	—	RDS00

(B) 乱数列変更要求データ(RDSC)

ビット番号	設定内容
0	乱数列の変更要求 0: 乱数列変更要求なし 1: 乱数列変更要求あり

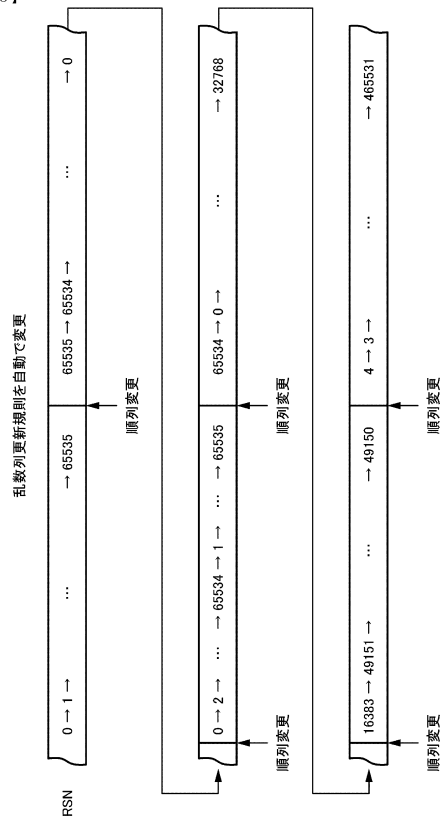
【図 14】

【図 14】



【図 15】

【図 15】



【図 16】

【図 16】
(A)

ビット番号	7	6	5	4	3	2	1	0
RDLT	—	—	—	—	—	—	RDLT1	RDLT0

(B) 乱数値取込指定データ(RDLT)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込指定 0: 取込実行指定なし 1: 取込実行指定あり
0	乱数値レジスタR1Dへの取込指定 0: 取込実行指定なし 1: 取込実行指定あり

【図 17】

【図 17】
(A)

ビット番号	7	6	5	4	3	2	1	0
RDLS	—	—	—	—	—	—	RDLS1	RDLS0

(B) 乱数ラッチ選択データ(RDLS)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込方法 0: ソフトウェア 1: 入力ポートP1
0	乱数値レジスタR1Dへの取込方法 0: ソフトウェア 1: 入力ポートP0

【図 1 8】

【図 1 8】
(A)

ビット番号	7	6	5	4	3	2	1	0
R1D(L)	R1D7	R1D6	R1D5	R1D4	R1D3	R1D2	R1D1	R1D0

(B)

ビット番号	7	6	5	4	3	2	1	0
R1D(H)	R1D15	R1D14	R1D13	R1D12	R1D11	R1D10	R1D9	R1D8

【図 1 9】

【図 1 9】
(A)

ビット番号	7	6	5	4	3	2	1	0
RDFM	—	—	—	—	—	—	RDFM1	RDFM0

(B) 乱数ラッチフラグデータ(RDFM)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込有無 0: 乱数値取込なし 1: 乱数値取込あり
0	乱数値レジスタR1Dへの取込有無 0: 乱数値取込なし 1: 乱数値取込あり

【図 2 0】

【図 2 0】
(A)

ビット番号	7	6	5	4	3	2	1	0
RDIC	—	—	—	—	—	—	RDIC1	RDIC0

(B) 乱数割込制御データ(RDIC)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込時割込 許可／禁止 0: 割込禁止 1: 割込許可
0	乱数値レジスタR1Dへの取込時割込 許可／禁止 0: 割込禁止 1: 割込許可

【図 2 1】

【図 2 1】
(A)

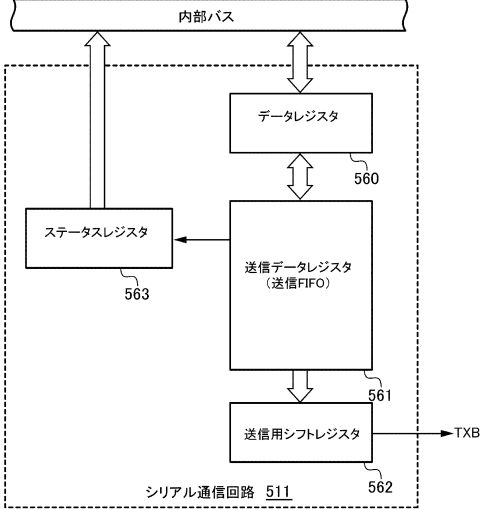
ビット番号	7	6	5	4	3	2	1	0
PI	—	—	PI5	PI4	PI3	PI2	PI1	PI0

(B) 入力ポートデータ(PI)

ビット番号	設定内容
5	P5(RXA)の端子状態
4	P4(XNMU)の端子状態
3	P3(XINT)の端子状態
2	P2の端子状態
1	P1の端子状態
0	P0の端子状態

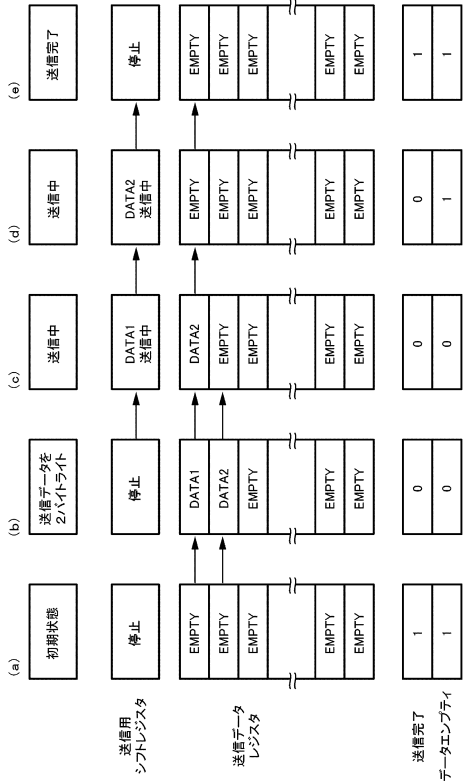
【図 2 2】

【図 2 2】



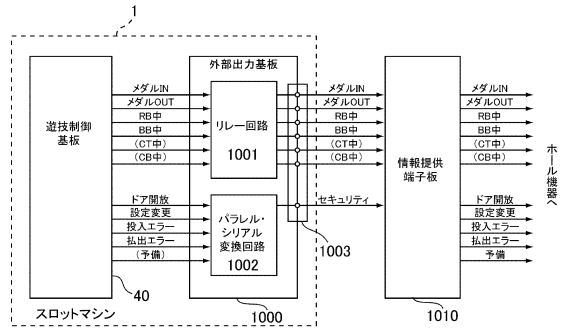
【図 2 3】

【図 2 3】



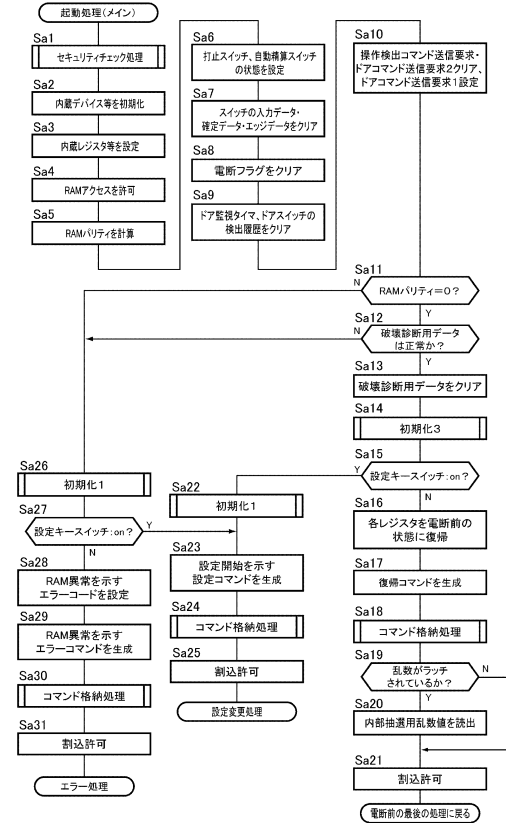
【図 24】

【図 24】



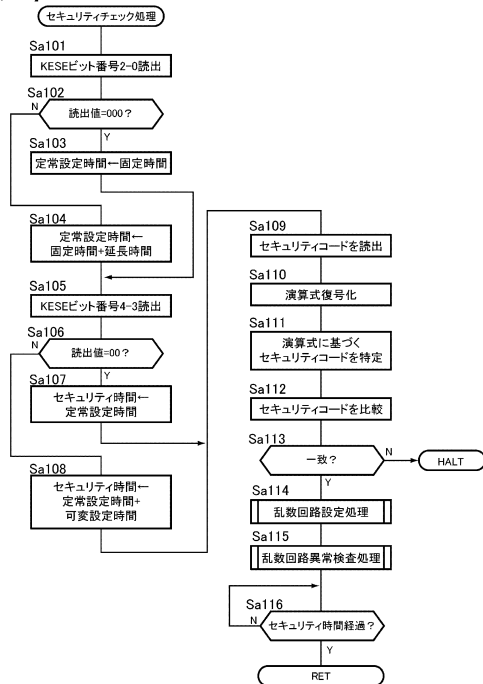
【図 25】

【図 25】



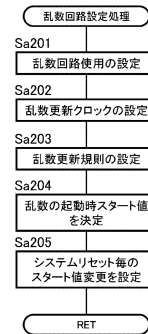
【図 26】

【図 26】



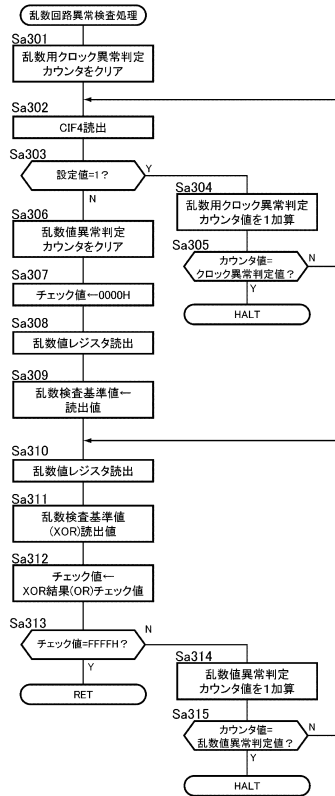
【図 27】

【図 27】



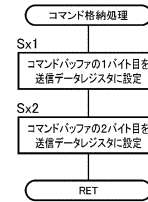
【図 28】

【図 28】



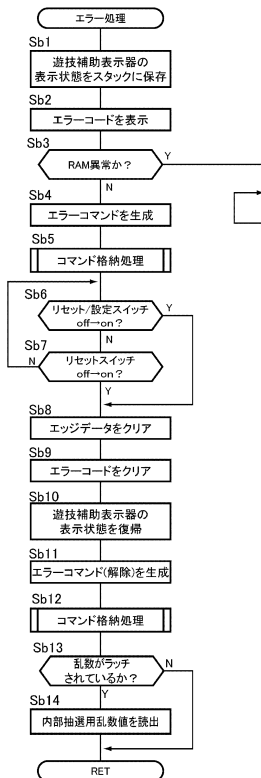
【図 29】

【図 29】



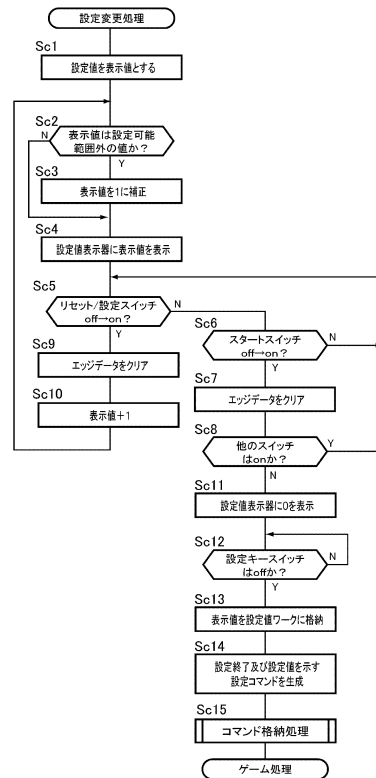
【図 30】

【図 30】



【図 31】

【図 31】



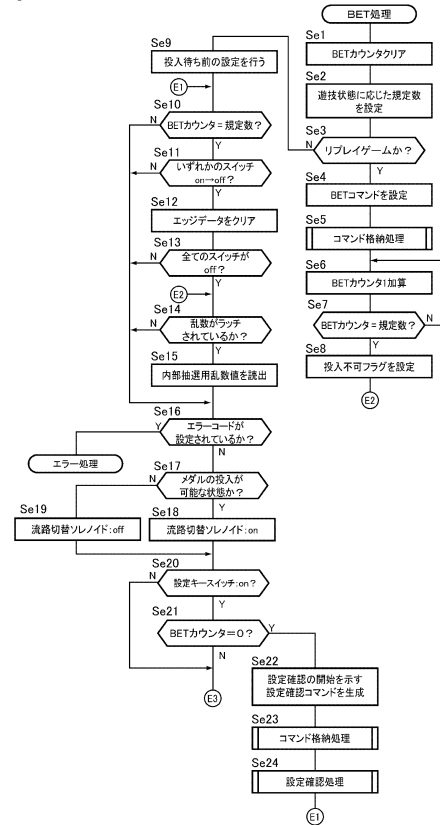
【図 3 2】

【図 3 2】



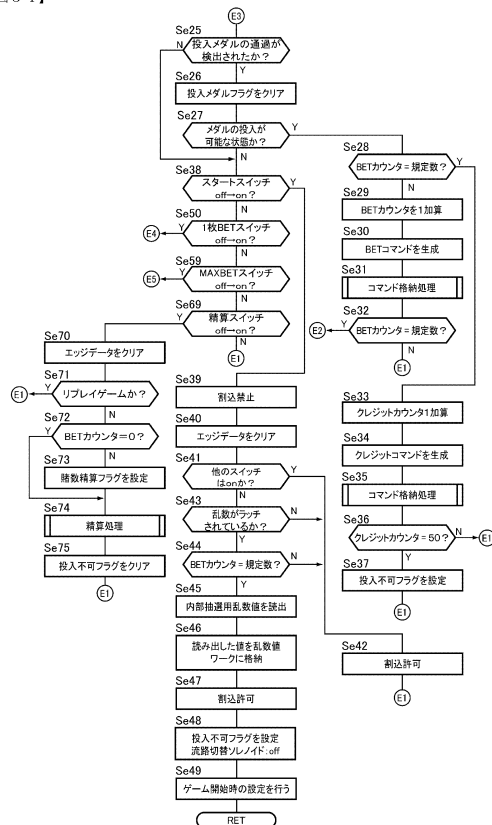
【図 3 3】

【図 3 3】



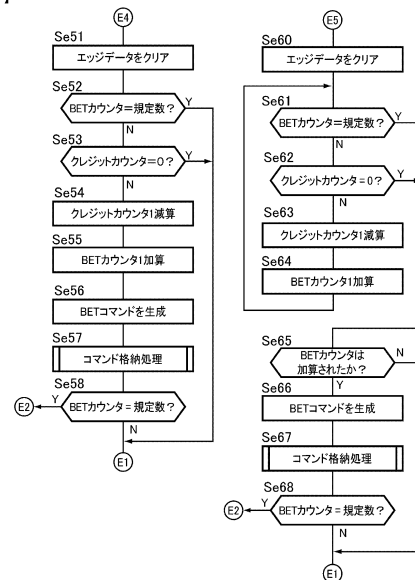
【図 3 4】

【図 3 4】



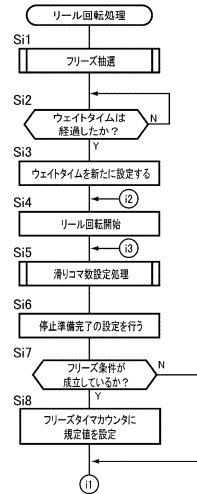
【図 3 5】

【図 3 5】



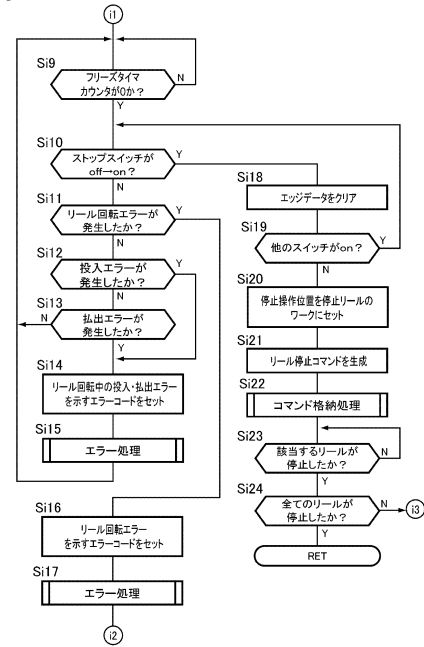
【図 36】

【図 36】



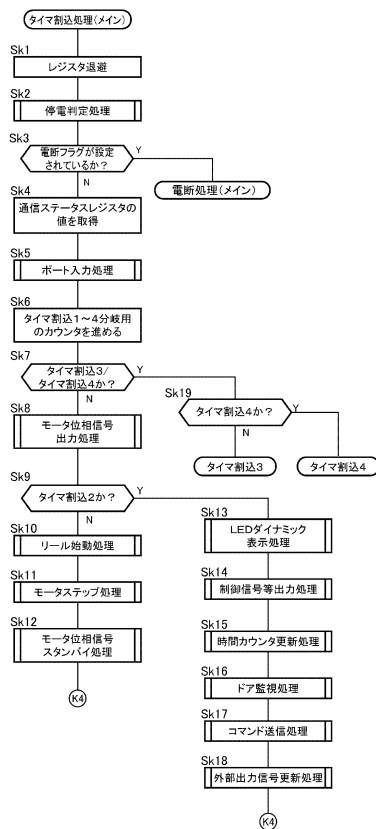
【図 37】

【図 37】



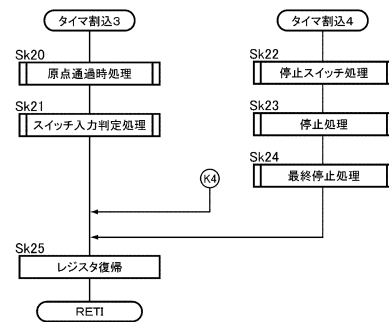
【図 38】

【図 38】



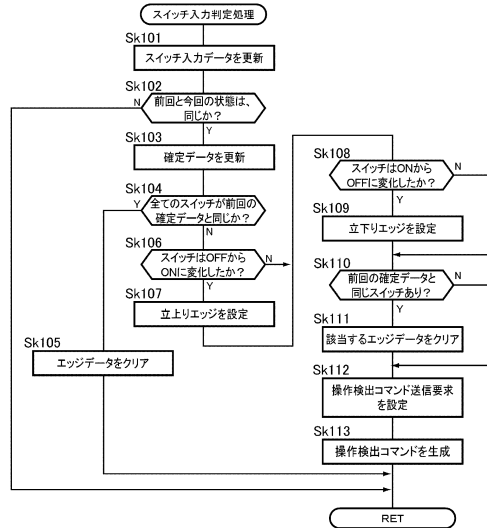
【図 39】

【図 39】



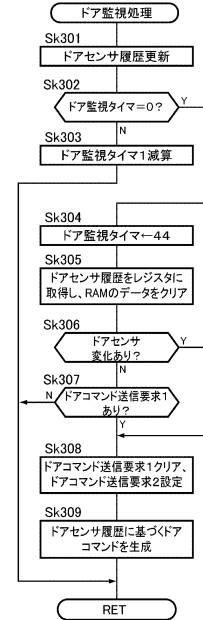
【図 40】

【図 40】



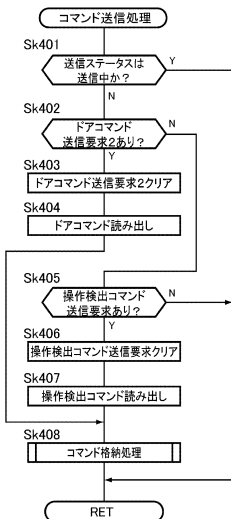
【図 41】

【図 41】



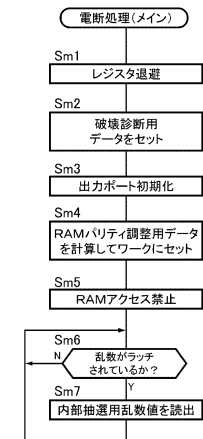
【図 42】

【図 42】



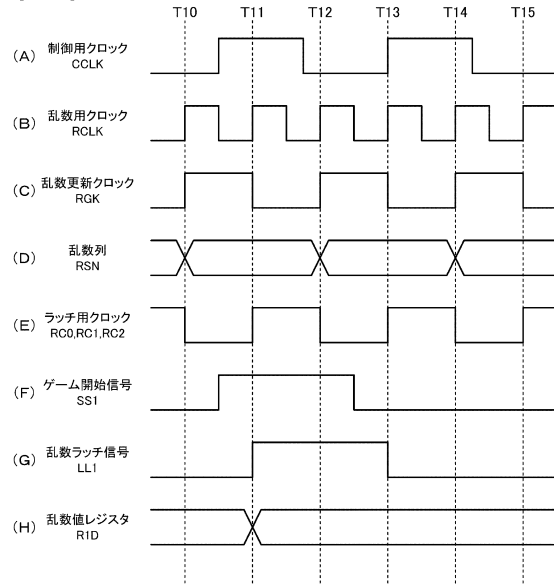
【図 43】

【図 43】



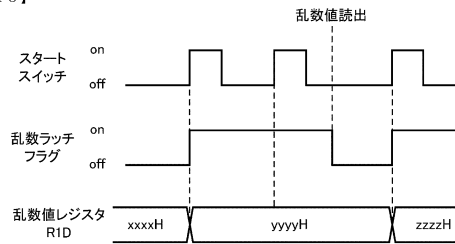
【図 4 4】

【図 4 4】



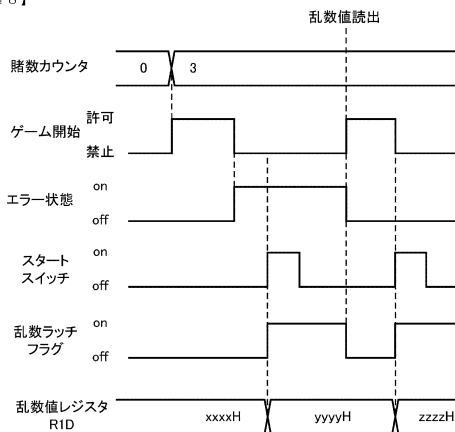
【図 4 5】

【図 4 5】



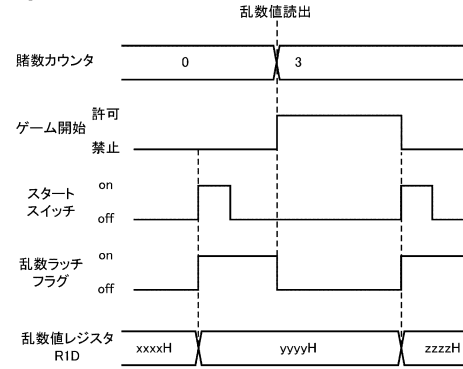
【図 4 8】

【図 4 8】



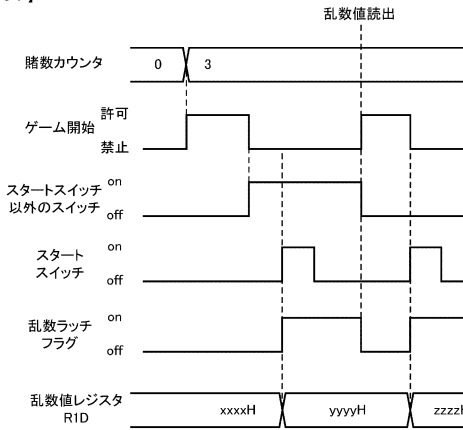
【図 4 6】

【図 4 6】



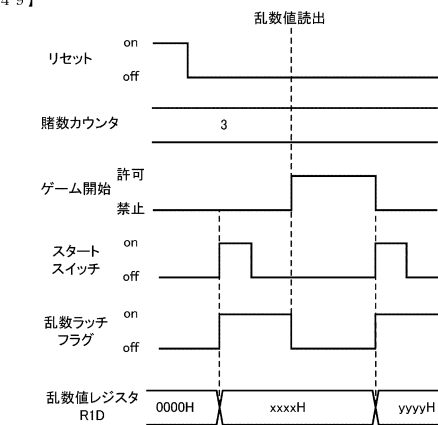
【図 4 7】

【図 4 7】



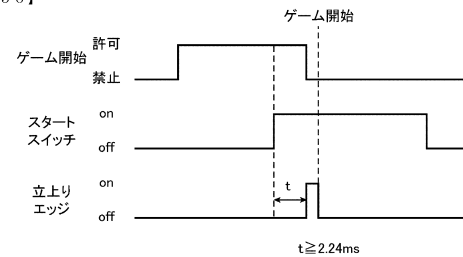
【図 4 9】

【図 4 9】



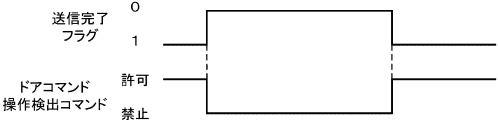
【図 5 0】

【図 5 0】

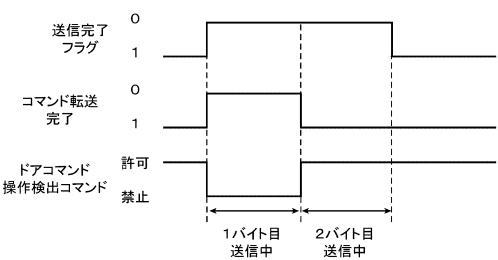


【図 5 1】

【図 5 1】
(a)



(b)



【図 5 2】

【図 5 2】

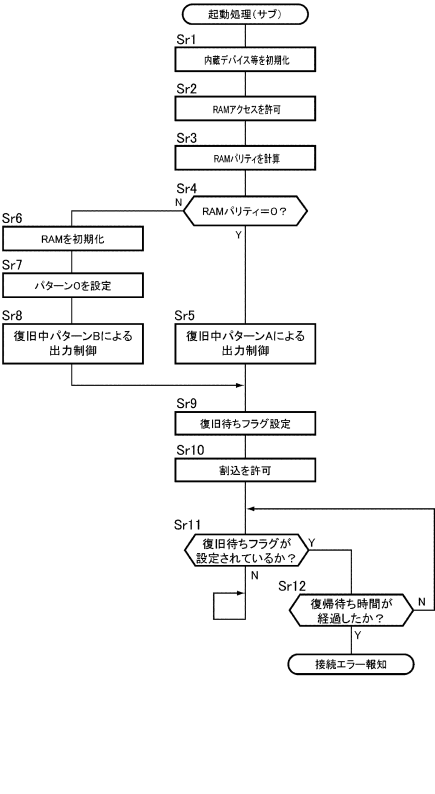
	ゲーム終了後～ゲーム開始				設定変更中		設定 確認中
	BET=0	BET=1	BET=2	BET=3	設定 確定前	設定 確定後	
1枚BET	○	○	○	×	×	×	×
MAXBET	○	○	○	×	×	×	×
スタート	×	×	×	○	○	×	×
左ストップ	×	×	×	×	×	×	×
中ストップ	×	×	×	×	×	×	×
右ストップ	×	×	×	×	×	×	×

○：ゲームの進行制御に
×：ゲームの進行制御に非関与

	ゲーム開始後～ゲーム終了								
	金リール 回転	左停止	中停止	右停止	左・中停止	左・右停止	中・右停止	ウェイト 中	払出中
1枚BET	×	×	×	×	×	×	×	×	×
MAXBET	×	×	×	×	×	×	×	×	×
スタート	×	×	×	×	×	×	×	×	×
左ストップ	○	×	○	○	×	×	○	×	×
中ストップ	○	○	×	○	×	○	×	×	×
右ストップ	○	○	○	×	○	×	×	×	×

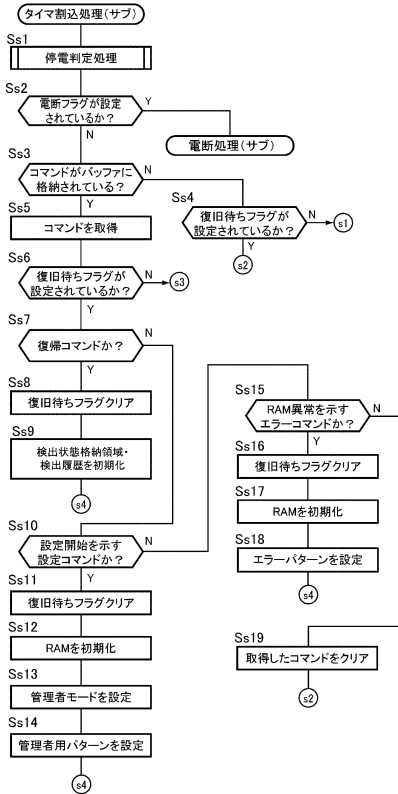
【図 5 3】

【図 5 3】



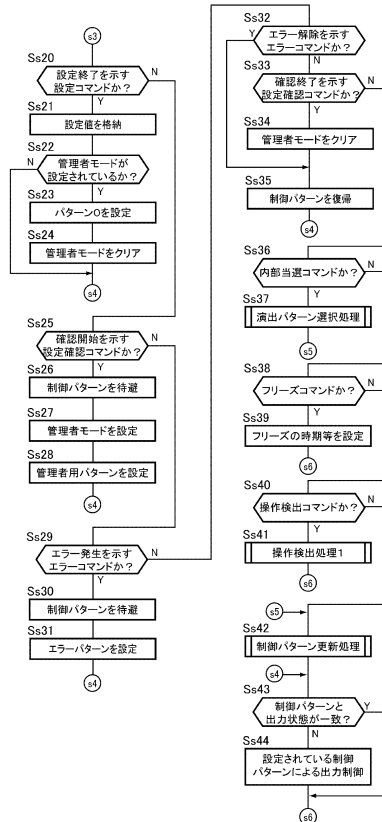
【図 5 4】

【図 5 4】



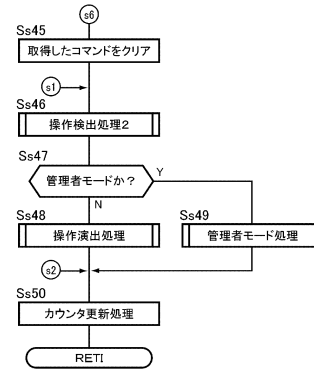
【図 55】

【図 55】



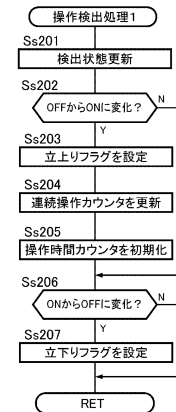
【図 56】

【図 56】



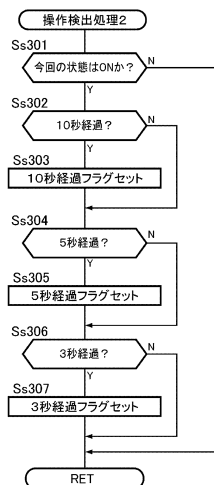
【図 57】

【図 57】



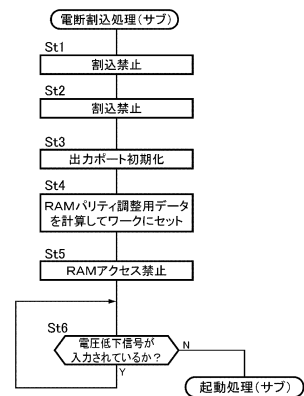
【図 58】

【図 58】



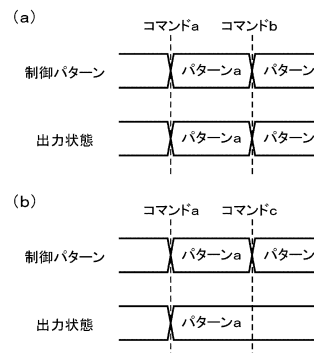
【図 59】

【図 59】



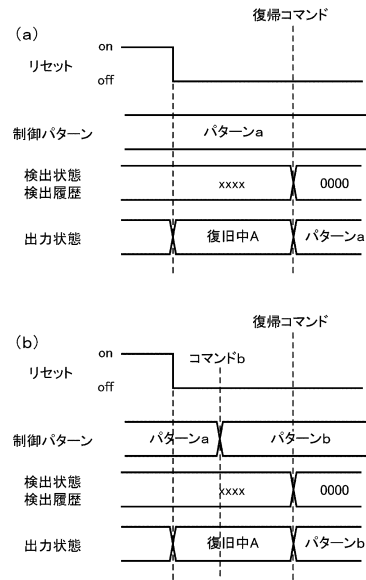
【図 60】

【図 60】



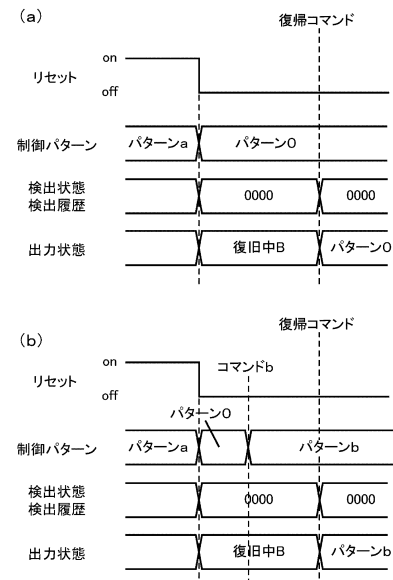
【図 6 1】

【図 6 1】



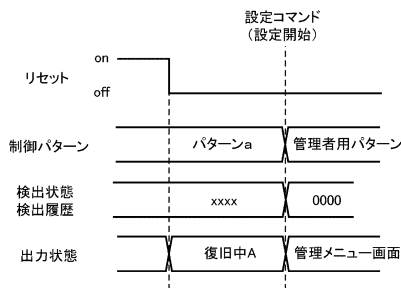
【図 6 2】

【図 6 2】



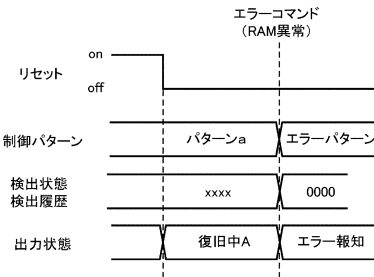
【図 6 3】

【図 6 3】



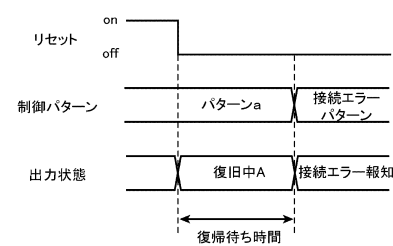
【図 6 4】

【図 6 4】



【図 6 5】

【図 6 5】



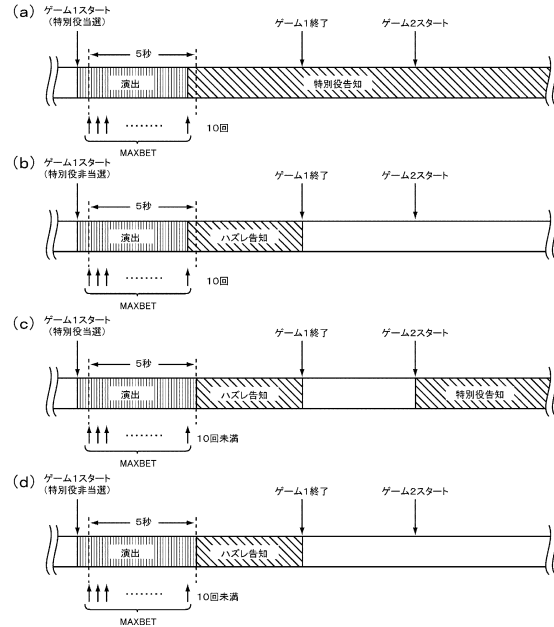
【図 6 6】

【図 6 6】

パターン	状態	操作	演出内容
1	ゲーム終了後～ゲーム開始	左・中ストップスイッチ同時操作	ステージ変更
2	ステージ変更中	いずれかのストップスイッチ操作	ステージ決定
3	ゲーム終了後～ゲーム開始	中・右ストップスイッチ同時操作	台情報閲覧
4	ゲーム終了後～ゲーム開始	いずれかのストップスイッチ操作	1/100の確率で効果音
5	ゲーム開始後～ゲーム終了	MAXBETスイッチ10回操作	特別役当選示破演出
6	ゲーム開始後～ゲーム終了	MAXBETスイッチ3秒間操作	特別役当選示破演出

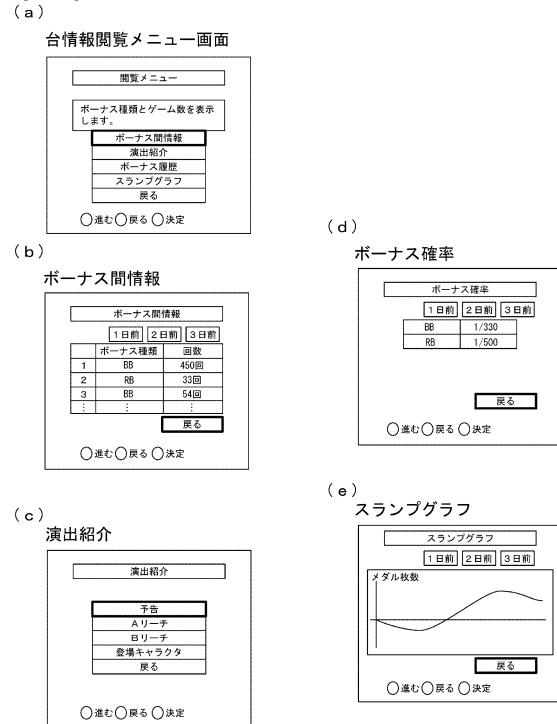
【図 67】

【図 67】



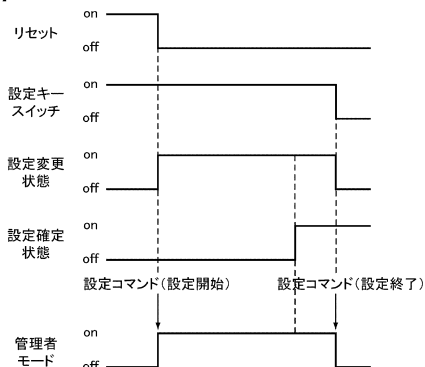
【図 68】

【図 68】



【図 69】

【図 69】



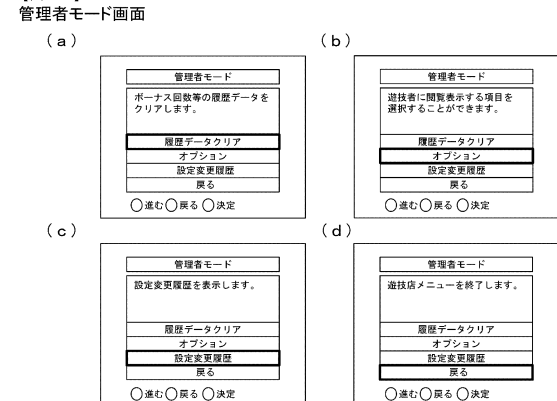
【図 70】

【図 70】



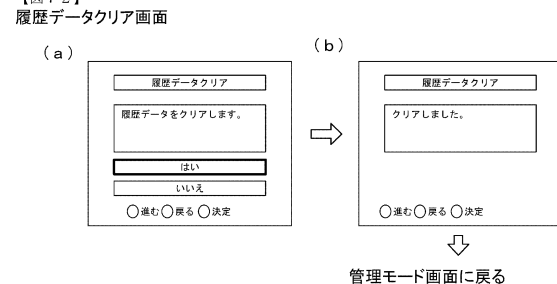
【図 71】

【図 71】



【図 72】

【図 72】



【图 7-3】

【图 7-3】

(a) オプション画面

オプション

ボーナス欄情報	ON
演出紹介	ON
ボーナス確率	ON
スランブグラフ	ON

戻る

○進む ○戻る ○決定

(b)設定變更履歷画面

設定変更履歴		
日付	時間	設定値
2006/04/20	08:11	1
2006/04/19	08:21	2
2006/04/18	08:14	1
2006/04/17	08:15	2
2006/04/16	08:21	1

戻る

○進む ○戻る ○決定

【図 7 6】

【图 7-6】

(a)

	フリーズ確率	
	今回ゲーム	次回ゲーム
特別役＋スイカ	A	B
特別役＋チェリー	C	D
スイカ	E	F
チェリー	G	H

【图 7-4】

【图 7-4】

役	因柄組み合わせ
BB	黒7-黒7-黒7
	綱7-綱7-綱7
	白7-白7-白7
RB	綱7-綱7-黒7
リプレイ	リプレイ-リプレイ-リプレイ
	BAR-リプレイ-リプレイ
	黒7-リプレイ-リプレイ
スイカ	スイカ-スイカ-スイカ
	スイカ-スイカ-BAR
チェリー	ANY-ANY-白チェリー
ベル	ベル-ベル-ベル

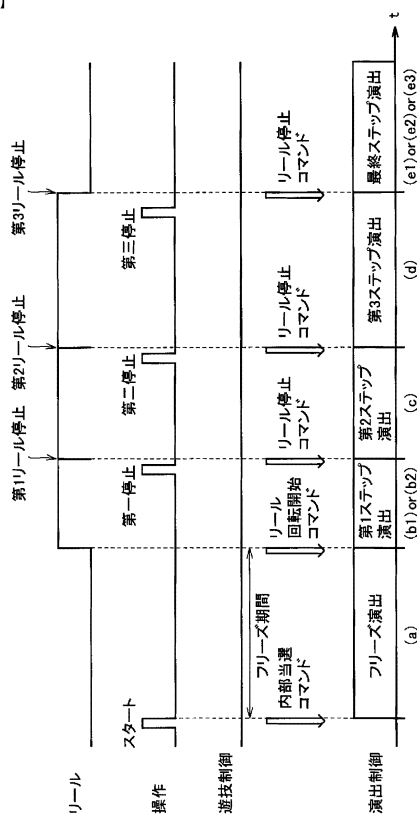
【图 7-5】

【图 7 5】

	遊技状態		
	通常	当選中	RB(RB)
BB	○	×	×
BB+スイカ	○	×	×
BB+チェリー	○	×	×
RB	○	×	×
RB+スイカ	○	×	×
RB+チェリー	○	×	×
リプレイ	○	○	×
スイカ	○	○	○
チェリー	○	○	○
ベル	○	○	○

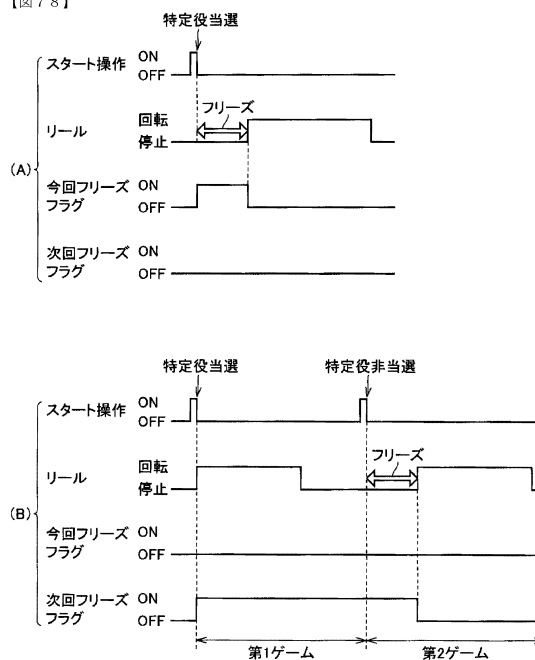
【图 7-7】

【图 7-7】



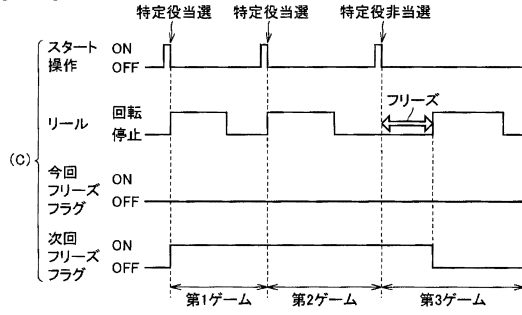
【图 7 8】

【图 7 8】



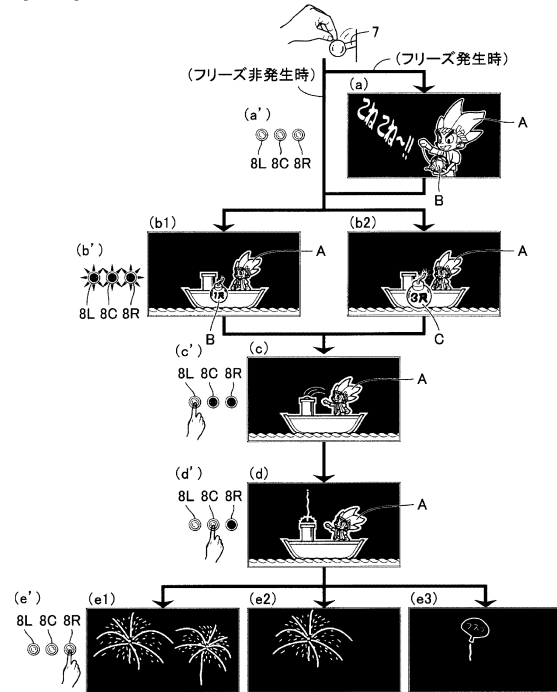
【図 79】

【図 79】



【図 80】

【図 80】



フロントページの続き

(72)発明者 小倉 敏男

東京都渋谷区渋谷三丁目２９番１４号 株式会社三共内

審査官 太田 恒明

(56)参考文献 特許第４４１５０５７（ＪＰ，Ｂ１）

特許第４４９８４５４（ＪＰ，Ｂ２）

特許第４６８４３２８（ＪＰ，Ｂ２）

特許第５１６０４７３（ＪＰ，Ｂ２）

特許第５５４３２２９（ＪＰ，Ｂ２）

特許第５５５２２４４（ＪＰ，Ｂ２）

(58)調査した分野(Int.Cl., DB名)

A 6 3 F 5 / 0 4

A 6 3 F 7 / 0 2