

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号
特許第5843828号
(P5843828)

(45) 発行日 平成28年1月13日 (2016. 1. 13)

(24) 登録日 平成27年11月27日 (2015. 11. 27)

(51) Int. Cl.

F I

A 6 3 F 7/02 (2006. 01)

A 6 3 F 5/04 (2006. 01)

A 6 3 F 7/02 3 1 5 Z

A 6 3 F 7/02 3 2 6 Z

A 6 3 F 5/04 5 1 2 Z

請求項の数 2 (全 129 頁)

(21) 出願番号	特願2013-187775 (P2013-187775)	(73) 特許権者	000144153
(22) 出願日	平成25年9月10日 (2013. 9. 10)		株式会社三共
(62) 分割の表示	特願2012-270676 (P2012-270676)		東京都渋谷区渋谷三丁目2 9 番 1 4 号
	の分割	(74) 代理人	100095407
原出願日	平成21年3月5日 (2009. 3. 5)		弁理士 木村 満
(65) 公開番号	特開2014-61356 (P2014-61356A)	(72) 発明者	小倉 敏男
(43) 公開日	平成26年4月10日 (2014. 4. 10)		東京都渋谷区渋谷三丁目2 9 番 1 4 号 株
審査請求日	平成25年9月10日 (2013. 9. 10)		式会社三共内
		審査官	辻野 安人

最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項 1】

遊技が可能な遊技機であって、
所定期間が経過した後、不揮発性メモリの記憶内容に基づき遊技機における遊技制御を実行する制御用 C P U が内蔵された遊技制御用マイクロコンピュータと、
前記遊技制御用マイクロコンピュータに内蔵又は外付けされ、乱数値となる数値データを生成する乱数回路とを備え、
前記乱数回路は、
数値データを予め定められた手順により更新して出力する数値更新手段と、
前記数値更新手段から出力された数値データを乱数値として取り込んで格納する乱数値格納手段とを含み、
前記遊技制御用マイクロコンピュータは、
前記乱数回路によって生成された乱数値に基づいて、前記制御用 C P U により所定の決定を行う制御決定手段と、
所定信号の入力に基づいて前記数値更新手段から出力された数値データが前記乱数値格納手段に格納されたときにオン状態にされて当該乱数値格納手段に格納された数値データの変更を禁止する一方、前記乱数値格納手段に格納された数値データが乱数値の読出タイミングにて前記制御用 C P U により読み出されたときにオフ状態にされて新たな数値データの格納を許可する所定のフラグと、
前記所定期間において前記不揮発性メモリの記憶内容が変更されたか否かを検査するセ

10

20

セキュリティチェックを実行するセキュリティチェック手段と、

前記所定期間を可変設定可能な所定期間設定手段とを含み、

前記数値更新手段による数値データの更新周期を規定するためのクロック信号と、前記制御用CPUの動作周期を規定するためのクロック信号とがあり、

前記制御決定手段は、前記所定の決定として、前記乱数回路によって生成された乱数値に基づいて、有利状態とするか否かを決定するとともに、前記有利状態とする旨が決定されたときに、乱数値に基づいて、前記有利状態の種類を決定し、

前記不揮発性メモリは、前記遊技制御用マイクロコンピュータに内蔵され、

前記遊技制御用マイクロコンピュータは、前記制御用CPU以外による前記不揮発性メモリの外部読出を制限する読出制限回路を含む、

ことを特徴とする遊技機。

【請求項2】

前記所定のフラグは、電源電圧の電圧値の低下に基づく電源断状態から前記遊技制御用マイクロコンピュータが復旧するときに、前記オフ状態となる、

ことを特徴とする請求項1に記載の遊技機。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、パチンコ遊技機等の遊技機に係り、詳しくは、遊技が可能な遊技機に関する。

【背景技術】

【0002】

遊技機として、遊技球などの遊技媒体を発射装置によって遊技領域に発射し、遊技領域に設けられている入賞口などの入賞領域に遊技媒体が入賞して始動条件が成立すると、複数種類の識別情報（以下、表示図柄）を可変表示装置にて可変表示し、その表示結果により所定の遊技価値を付与するか否かを決定する、いわゆる可変表示ゲームによって遊技興趣を高めたパチンコ遊技機がある。こうしたパチンコ遊技機では、可変表示ゲームにおける表示図柄の可変表示が完全に停止した際の停止図柄態様が特定表示態様となったときに、遊技者にとって有利な特定遊技状態（大当り遊技状態）となる。例えば、大当り遊技状態となったパチンコ遊技機は、大入賞口又はアタックと呼ばれる特別電動役物を開放状態とし、遊技者に対して遊技球の入賞が極めて容易となる状態を一定時間継続的に提供する。

【0003】

また、メダルやコイン、あるいは、パチンコ遊技機と同様の遊技球といった遊技媒体を用いて1ゲームに対する所定数の賭数を設定した後、遊技者がスタートレバーを操作することにより可変表示装置による表示図柄の可変表示を開始し、遊技者が各可変表示装置に対応して設けられた停止ボタンを操作することにより、その操作タイミングから予め定められた最大遅延時間の範囲内で表示図柄の可変表示を停止し、全ての可変表示装置の可変表示を停止したときに導出された表示結果に従って入賞が発生し、入賞に応じて予め定められた所定の遊技媒体が払い出され、特定入賞が発生した場合に、遊技状態を所定の遊技価値を遊技者に与える状態にするように構成されたスロットマシンがある。

【0004】

このような遊技機のうち、特にパチンコ遊技機において、始動入賞口に入った入賞球を検出する始動口スイッチがオンすることに対応して、乱数生成手段を構成する乱数確定レジスタに、例えばCPUからのラッチパルスや始動口スイッチからの出力といった、所定信号を入力し、この乱数確定レジスタにラッチされたカウント値を乱数値として取得するものがある（例えば特許文献1）。

【先行技術文献】

【特許文献】

【0005】

【特許文献1】特開2000-61120号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

特許文献1に記載の技術では、所定信号の入力により乱数確定レジスタにカウント値がラッチされた後、そのカウント値が取得されるより前に、例えばノイズなどにより新たなカウント値がラッチされてしまうと、始動入賞口に入った入賞球などに対応した正確な乱数値を取得できなくなるという問題があった。同様の問題は、パチンコ遊技機だけでなく、スロットマシンなどの遊技機においても発生し得るものである。

【0007】

この発明は、上記実状に鑑みてなされたものであり、正確な乱数値を取得できる遊技機を提供することを目的とする。

【課題を解決するための手段】

【0008】

上記目的を達成するため、本願の請求項に係る遊技機は、遊技が可能な遊技機（例えばパチンコ遊技機1など）であって、所定期間が経過した後、不揮発性メモリ（例えばROM506など）の記憶内容に基づき遊技機における遊技制御を実行する制御用CPU（例えばCPU505など）が内蔵された遊技制御用マイクロコンピュータ（例えば遊技制御用マイクロコンピュータ100など）と、前記遊技制御用マイクロコンピュータに内蔵又は外付けされ、乱数値となる数値データを生成する乱数回路（例えば乱数回路509など）とを備え、前記乱数回路は、数値データを予め定められた手順により更新して出力する数値更新手段（例えば乱数生成回路553や乱数列変更回路555など）と、前記数値更新手段から出力された数値データを乱数値として取り込んで格納する乱数値格納手段（例えば乱数値レジスタ559A（R1D）や乱数値レジスタ559B（R2D）など）とを含み、前記遊技制御用マイクロコンピュータは、前記乱数回路によって生成された乱数値に基づいて、前記制御用CPUにより所定の決定を行う制御決定手段と、所定信号（例えば第1始動入賞信号SS1や第2始動入賞信号SS2に基づく乱数ラッチ信号LL1、LL2など）の入力に基づいて前記数値更新手段から出力された数値データが前記乱数値格納手段に格納されたときにオン状態にされて当該乱数値格納手段に格納された数値データの変更を禁止する一方、前記乱数値格納手段に格納された数値データが乱数値の読出タイミングにて前記制御用CPUにより読み出されたときにオフ状態にされて新たな数値データの格納を許可する所定のフラグ（例えば乱数ラッチフラグRDFM0、RDFM1など）と、前記所定期間において前記不揮発性メモリの記憶内容が変更されたか否かを検査するセキュリティチェックを実行するセキュリティチェック手段（例えばCPU505がステップS9～ステップS14の処理を実行する部分など）と、前記所定期間を可変設定可能な所定期間設定手段（例えばセキュリティ時間設定KSESのビット番号[2-0]に基づきCPU505がステップS1～ステップS4の処理を実行する部分や、セキュリティ時間設定KSESのビット番号[4-3]に基づきCPU505がステップS5～ステップS8の処理を実行する部分など）とを含み、前記数値更新手段による数値データの更新周期を規定するためのクロック信号と、前記制御用CPUの動作周期を規定するためのクロック信号とがあり、前記制御決定手段は、前記所定の決定として、前記乱数回路によって生成された乱数値に基づいて、有利状態とするか否かを決定するとともに、前記有利状態とする旨が決定されたときに、乱数値に基づいて、前記有利状態の種類を決定し、前記不揮発性メモリは、前記遊技制御用マイクロコンピュータに内蔵され、前記遊技制御用マイクロコンピュータは、前記制御用CPU以外による前記不揮発性メモリの外部読出を制限する読出制限回路（例えば内部リソースアクセス制御回路501Aなど）を含む。

なお、前記所定のフラグは、電源電圧の電圧値の低下に基づく電源断状態から前記遊技制御用マイクロコンピュータが復旧するときに、前記オフ状態となる、ようにしてもよい（例えばCPU505がステップS121、S123の処理を実行するなど）。

【0009】

10

20

30

40

50

このような構成によれば、所定信号の入力に基づいて数値データが乱数値格納手段に格納されたときに所定のフラグがオン状態にされて当該乱数値格納手段に格納された数値データの変更が禁止される一方、乱数値の読出タイミングにて乱数値格納手段から数値データが読み出されたときに所定のフラグがオフ状態にされて新たな数値データの格納が許可される。これにより、所定信号の入力に基づいて乱数値格納手段に格納された数値データを、正確な乱数値として取得することができる。

【0010】

また、前記数値更新手段は、数値データを更新可能な所定の範囲において、所定の更新初期値から所定の更新最終値まで循環的に数値データを更新し（例えば乱数生成回路553や乱数列変更回路555により図16や図17に示すような乱数列RSNを生成する部分など）、前記遊技制御用マイクロコンピュータは、当該遊技制御用マイクロコンピュータがシステムリセットされるごとに、前記所定の更新初期値を可変設定可能な乱数初期値設定手段（例えばCPU505がステップS55の処理を実行する部分や、スタート値設定回路554など）を含む。

【0011】

このような構成においては、数値更新手段が循環的に数値データを更新するために設定される所定の更新初期値を、遊技制御用マイクロコンピュータがシステムリセットされるごとに可変設定できる。これにより、システムリセットの発生後に乱数値となる数値データを特定することが困難になり、狙い撃ちなどによる不正行為を、確実に防止することができる。

【0012】

さらに、遊技機への電力供給が開始された後、前記制御用CPUの動作とは別個に初期値決定用データをカウントするカウント手段（例えばフリーランカウンタ554Aなど）を備え、前記乱数初期値設定手段は、前記カウント手段によってカウントされた初期値決定用データを用いて、前記所定の更新初期値を決定する（例えばCPU505によるステップS55の処理に基づき、スタート値設定回路554がスタート値を設定する部分など）。

【0013】

このような構成においては、制御用CPUの動作とは別個にカウント手段によってカウントされた初期値決定用データを用いて、所定の更新初期値を決定する。これにより、制御用CPUの動作態様から乱数値となる数値データを特定することが困難になり、狙い撃ちなどによる不正行為を、確実に防止することができる。

【0015】

このような構成においては、制御用CPU以外による不揮発性メモリの外部読出を制限する読出制限回路が遊技制御用マイクロコンピュータに含まれている。これにより、不揮発性メモリに記憶されている制御プログラムなどを遊技制御用マイクロコンピュータの外部から読み出して解析などを行うことが困難になり、制御プログラムの解析結果などに基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続することによる不正行為を、確実に防止することができる。

【0016】

前記遊技制御用マイクロコンピュータの外部にて乱数用クロック信号を生成して、前記乱数回路に供給する乱数用クロック生成回路（例えば乱数用クロック生成回路112など）と、前記制御用CPUに供給される制御用クロック信号を生成する制御用クロック生成回路（例えば制御用クロック生成回路111やクロック回路502など）とを備え、前記乱数回路は、前記遊技制御用マイクロコンピュータに内蔵され、前記遊技制御用マイクロコンピュータは、前記乱数用クロック生成回路から供給される乱数用クロック信号の入力状態を前記制御用クロック生成回路にて生成された制御用クロック信号と比較することにより、乱数用クロック信号の入力状態に異常が発生したか否かを判定する乱数用クロック異常判定手段（例えば周波数監視回路551、及び、CPU505がステップS62～S66の処理を実行する部分など）を含む。

【0017】

このような構成においては、乱数用クロック生成回路から供給される乱数用クロック信号の入力状態を制御用クロック生成回路にて生成された制御用クロック信号と比較することにより、乱数用クロック信号の入力状態に異常が発生したか否かを判定する。これにより、乱数値となる数値データの更新動作に異常が発生している状態で遊技制御が実行されてしまうことを防止できる。

【0018】

前記遊技制御用マイクロコンピュータは、当該遊技制御用マイクロコンピュータのシステムリセットが解除されて前記制御用CPUによる遊技制御の実行が開始されるときに、前記所定のフラグをオフ状態にするシステムリセット時処理手段（例えばCPU505がステップS56の処理を実行する部分など）を含む。

10

【0019】

このような構成においては、遊技制御用マイクロコンピュータのシステムリセットが解除されて遊技制御の実行が開始されるときに、システムリセット時処理手段が所定のフラグをオフ状態にする。これにより、例えば電源投入時などの電源電圧が不安定な状態で誤って乱数値格納手段に格納された数値データを乱数値として取得してしまうことを防止できる。

【0020】

遊技機への電力供給に基づいて生成された所定電源電圧を監視し、該所定電源電圧が低下したことに基づいて検出信号（例えば電源断信号など）を出力する電源監視手段（例えば電源監視回路303など）を備え、前記遊技制御用マイクロコンピュータは、前記電源監視手段から前記検出信号が出力された後、前記遊技制御用マイクロコンピュータが動作停止状態となるまで、前記検出信号の入力状態を繰り返し判定する検出判定手段（例えばCPU505がステップS119の処理を実行する部分など）と、前記検出判定手段によって前記検出信号が入力されていない旨の判定がなされたときに、前記制御用CPUにより遊技制御処理プログラムの先頭から遊技制御の実行を開始させる電断復旧時制御手段（例えばCPU505がステップS124の処理を実行した後、遊技制御用タイマ割込み処理から復帰（リターン）する部分など）と、前記検出判定手段によって前記検出信号が入力されていない旨の判定がなされた後、前記電断復旧時制御手段が前記制御用CPUにより前記遊技制御処理プログラムの先頭から遊技制御の実行を開始させるより前に、前記所定のフラグをオフ状態にする電断復旧時処理手段（例えばCPU505がステップS121、S123の処理を実行する部分など）を含む。

20

30

【0021】

このような構成においては、電源監視手段から検出信号が出力された後、遊技制御用マイクロコンピュータが動作停止状態となるまで、検出判定手段により検出信号の入力状態を繰り返し判定する。そして、検出信号が入力されていない旨の判定がなされた後、制御用CPUにより遊技制御処理プログラムの先頭から遊技制御の実行が開始されるより前に、電断復旧時処理手段が所定のフラグをオフ状態にする。これにより、例えば所定電源電圧の低下時などの電源電圧が不安定な状態で誤って乱数値格納手段に格納された数値データを乱数値として取得してしまうことを防止できる。

40

【図面の簡単な説明】

【0022】

【図1】この実施の形態におけるパチンコ遊技機の正面図である。

【図2】パチンコ遊技機に搭載された各種の制御基板などを示す構成図である。

【図3】電源基板の構成例を示すブロック図である。

【図4】リセット信号及び電源断信号の状態を模式的に示すタイミング図である。

【図5】演出制御コマンドの内容の一例を示す説明図である。

【図6】遊技制御用マイクロコンピュータの構成例を示すブロック図である。

【図7】遊技制御用マイクロコンピュータにおけるアドレスマップの一例を示す図である。

50

【図 8】プログラム管理エリア及び内蔵レジスタの主要部分を例示する図である。

【図 9】ヘッダ及び機能設定における設定内容の一例を示す図である。

【図 10】第 1 乱数初期設定、第 2 乱数初期設定及び割込み初期設定における設定内容の一例を示す図である。

【図 11】セキュリティ時間設定における設定内容の一例を示す図である。

【図 12】内部情報レジスタの構成例等を示す図である。

【図 13】遊技用乱数となる乱数値を例示する説明図である。

【図 14】乱数回路の構成例を示すブロック図である。

【図 15】乱数列変更レジスタの構成例等を示す図である。

【図 16】乱数列変更回路による乱数更新規則の変更動作を示す説明図である。

10

【図 17】乱数列変更回路による乱数更新規則の変更動作を示す説明図である。

【図 18】乱数値取込レジスタの構成例等を示す図である。

【図 19】乱数ラッチ選択レジスタの構成例等を示す図である。

【図 20】乱数値レジスタの構成例を示す図である。

【図 21】乱数ラッチフラグレジスタの構成例等を示す図である。

【図 22】乱数割込み制御レジスタの構成例等を示す図である。

【図 23】遊技制御用マイクロコンピュータに乱数回路が外付けされる場合の構成例を示す図である。

【図 24】入力ポートレジスタの構成例等を示す図である。

【図 25】変動パターンを例示する図である。

20

【図 26】変動パターン種別を例示する図である。

【図 27】特図表示結果決定テーブルの構成例を示す図である。

【図 28】大当たり種別決定テーブルの構成例を示す図である。

【図 29】リーチ決定テーブルの構成例を示す図である。

【図 30】変動パターン種別決定テーブルの構成例を示す図である。

【図 31】変動パターン種別決定テーブルの構成例を示す図である。

【図 32】変動パターン決定テーブルの構成例を示す図である。

【図 33】始動口入賞テーブルの構成例を示す図である。

【図 34】遊技制御用データ保持エリアの構成例を示すブロック図である。

【図 35】セキュリティチェック処理の一例を示すフローチャートである。

30

【図 36】遊技制御メイン処理の一例を示すフローチャートである。

【図 37】乱数回路設定処理の一例を示すフローチャートである。

【図 38】乱数回路異常検査処理の一例を示すフローチャートである。

【図 39】遊技制御用タイマ割込み処理の一例を示すフローチャートである。

【図 40】電源断処理の一例を示すフローチャートである。

【図 41】特別図柄プロセス処理の一例を示すフローチャートである。

【図 42】始動入賞判定処理の一例を示すフローチャートである。

【図 43】始動口通過時処理の一例を示すフローチャートである。

【図 44】特別図柄通常処理の一例を示すフローチャートである。

【図 45】変動パターン設定処理の一例を示すフローチャートである。

40

【図 46】特別図柄停止処理の一例を示すフローチャートである。

【図 47】演出制御メイン処理の一例を示すフローチャートである。

【図 48】演出制御プロセス処理の一例を示すフローチャートである。

【図 49】乱数回路における動作を説明するためのタイミングチャートである。

【図 50】乱数値レジスタの読出動作などを説明するためのタイミングチャートである。

【図 51】電源電圧の低下時における動作などを説明するためのタイミングチャートである。

【図 52】この発明が適用されるスロットマシンの正面図である。

【図 53】スロットマシンに搭載される各種の制御基板などを示す構成図である。

【発明を実施するための形態】

50

【0023】

以下、図面を参照しつつ、本発明の一実施形態を詳細に説明する。図1は、本実施の形態におけるパチンコ遊技機の正面図であり、主要部材の配置レイアウトを示す。パチンコ遊技機（遊技機）1は、大別して、遊技盤面を構成する遊技盤（ゲージ盤）2と、遊技盤2を支持固定する遊技機用枠（台枠）3とから構成されている。遊技盤2には、ガイドレールによって囲まれた、ほぼ円形状の遊技領域が形成されている。この遊技領域には、遊技媒体としての遊技球が、図2に示す発射モータ61を含む打球発射装置により発射されて打ち込まれる。

【0024】

遊技盤2の所定位置（図1に示す例では、遊技領域の右側方）には、第1特別図柄表示装置4Aと、第2特別図柄表示装置4Bとが設けられている。第1特別図柄表示装置4Aと第2特別図柄表示装置4Bはそれぞれ、例えば7セグメントやドットマトリクス of LED（発光ダイオード）等から構成され、可変表示ゲームの一例となる特図ゲームにおいて、各々が識別可能な複数種類の識別情報（特別識別情報）である特別図柄（「特図」ともいう）を、変動可能に表示（可変表示）する。例えば、第1特別図柄表示装置4Aと第2特別図柄表示装置4Bはそれぞれ、「0」～「9」を示す数字や「ー」を示す記号等から構成される複数種類の特別図柄を可変表示する。なお、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bにて表示される特別図柄は、「0」～「9」を示す数字や「ー」を示す記号等から構成されるものに限定されず、例えば7セグメント of LEDにおいて点灯させるものと消灯させるものとの組合せを異ならせた複数種類の点灯パターンが、複数種類の特別図柄として予め設定されていればよい。複数種類の特別図柄には、それぞれに対応した図柄番号が付されている。一例として、「0」～「9」を示す数字それぞれには、「0」～「9」の図柄番号が付され、「ー」を示す記号には、「10」の図柄番号が付されていればよい。以下では、第1特別図柄表示装置4Aにより可変表示される特別図柄を「第1特図」ともいい、第2特別図柄表示装置4Bにより可変表示される特別図柄を「第2特図」ともいう。

【0025】

第1特別図柄表示装置4Aと第2特別図柄表示装置4Bの上方には、第1保留表示器25Aと、第2保留表示器25Bとが設けられている。第1保留表示器25Aと第2保留表示器25Bはそれぞれ、特図ゲームにおける可変表示の保留記憶数（特図保留記憶数）を特定可能に表示（特図保留記憶表示）する。一例として、第1保留表示器25Aは、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームにおける可変表示の保留記憶数（第1特図保留記憶数）を特定可能に表示する。第2保留表示器25Bは、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームにおける可変表示の保留記憶数（第2特図保留記憶数）を特定可能に表示する。特図ゲームにおける可変表示の保留記憶は、普通入賞球装置6Aが形成する第1始動入賞口や普通可変入賞球装置6Bが形成する第2始動入賞口を遊技球が通過（進入）して始動入賞したときに発生する。すなわち、特図ゲームや飾り図柄の可変表示といった可変表示ゲームを実行するための始動条件（「実行条件」ともいう）は成立したが、先に成立した開始条件に基づく可変表示ゲームが実行中であることや、パチンコ遊技機1における遊技状態が大当たり遊技状態あるいは小当たり遊技状態に制御されていることなどにより、可変表示ゲームを開始するための開始条件が成立していないときに、成立した始動条件に対応する可変表示の保留記憶が行われる。第1保留表示器25Aと第2保留表示器25Bはそれぞれ、例えば第1特図保留記憶数と第2特図保留記憶数のそれぞれにおける上限値（例えば「4」）に対応した個数（例えば4個） of LEDを含んで構成されていればよい。

【0026】

遊技盤2の所定位置（図1に示す例では、遊技領域の左側方）には、普通図柄表示器20が設けられている。一例として、普通図柄表示器20は、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bと同様に7セグメントやドットマトリクス of LED等から構成され、特別図柄とは異なる複数種類の識別情報である普通図柄（「普図」あるいは「普通

10

20

30

40

50

図」ともいう)を変動可能に表示(可変表示)する。このような普通図柄の可変表示は、普図ゲーム(「普通図ゲーム」ともいう)と称される。普通図柄表示器20は、例えば「0」～「9」を示す数字や「ー」を示す記号等から構成される複数種類の普通図柄を可変表示する。複数種類の普通図柄には、それぞれに対応した図柄番号が付されている。一例として、「0」～「9」を示す数字それぞれには、「0」～「9」の図柄番号が付され、「ー」を示す記号には、「10」の図柄番号が付されていけばよい。なお、普通図柄表示器20は、「0」～「9」を示す数字や「ー」を示す記号等を普通図柄として可変表示するものに限定されず、例えば「○」と「×」とを示す装飾ランプ(又はLED)を交互に点灯させることや、「左」、「中」、「右」といった複数の装飾ランプ(又はLED)を所定順序で点灯させることにより、普通図柄を可変表示するものであってもよい。

10

【0027】

普通図柄表示器20の上方には、普図保留表示器25Cが設けられている。普図保留表示器25Cは、普図ゲームにおける可変表示の保留記憶数(普図保留記憶数)を特定可能に表示(普図保留記憶表示)する。ここで、普図ゲームにおける可変表示の保留記憶は、遊技領域に設けられた通過ゲート41を遊技球が通過したときに発生する。すなわち、普図ゲームの可変表示を実行するための条件は成立したが、普図ゲームを開始するための条件が成立していないときに、普図ゲームの保留記憶が行われる。普図保留表示器25Cは、例えば普図保留記憶数の上限値(例えば「4」)に対応した個数(例えば4個)のLEDを含んで構成されていけばよい。

20

【0028】

遊技盤2における遊技領域の中央付近には、画像表示装置5が設けられている。画像表示装置5は、例えば液晶表示装置(LCD:Liquid Crystal Display)等から構成され、各種の演出画像を表示する表示領域を形成している。画像表示装置5の表示領域では、特図ゲームにおける第1特別図柄表示装置4Aによる第1特図の可変表示や第2特別図柄表示装置4Bによる第2特図の可変表示のそれぞれに対応して、例えば3つといった複数に分割された可変表示部となる飾り図柄表示部にて、各々が識別可能な複数種類の識別情報(装飾識別情報)である飾り図柄を可変表示する。

【0029】

一例として、画像表示装置5の表示領域には、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rが配置されている。そして、特図ゲームにおいて、第1特別図柄表示装置4Aによる第1特図の可変表示と、第2特別図柄表示装置4Bによる第2特図の可変表示とのうち、いずれかの可変表示が開始されることに対応して、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rの全部において飾り図柄の可変表示(例えば上下方向あるいは左右方向のスクロール表示など)が開始される。その後、特図ゲームにおける可変表示結果として確定特別図柄が停止表示(完全停止表示)されるときに、画像表示装置5における「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて、飾り図柄の可変表示結果となる確定飾り図柄(最終停止図柄)が停止表示(完全停止表示)される。なお、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rは、画像表示装置5の表示領域内で移動可能とされ、飾り図柄を縮小あるいは拡大して表示することができるようにしてもよい。特別図柄や飾り図柄が完全停止表示されたときには、各図柄の可変表示における表示結果が確定的に表示され、それ以後は今回の可変表示が進行しないことを遊技者が認識できる表示状態となる。これに対して、飾り図柄の可変表示を開始してから可変表示結果となる確定飾り図柄が完全停止表示されるまでの可変表示中には、飾り図柄の変動速度が「0」となって、飾り図柄が停留して表示され、例えば微少な揺れや伸縮などを生じさせる表示状態となることがある。このような表示状態は、仮停止表示ともいい、可変表示における表示結果が確定的に表示されていないものの、スクロール表示や更新表示による飾り図柄の変動が進行していないことを遊技者が認識可能となる。なお、仮停止表示には、微少な揺れや伸縮なども生じさせず、所定時間(例えば1秒間)よりも短い時間だけ、飾り図柄を完全停止表示することなどが含まれてもよい。完全停止表示や仮停止表示のように、特別図柄や飾り図柄の変動が進行していないことを遊技者が認識で

30

40

50

きる程度に表示図柄を停止表示することは、導出表示ともいう。

【0030】

「左」、「中」、「右」の各飾り図柄表示部 5 L、5 C、5 R にて可変表示される飾り図柄には、例えば 8 種類の図柄（英数字「1」～「8」あるいは漢数字「一」～「八」、英文字「A」～「H」、所定のモチーフに関連する 8 個のキャラクタを示す演出画像、数字や文字あるいは記号とキャラクタとを組み合わせた演出画像など。なお、キャラクタを示す演出画像は、例えば人物や動物、これら以外の物体、もしくは、文字などの記号、あるいは、その他の任意の図形を示す画像であればよい。）が含まれていればよい。また、こうした 8 種類の飾り図柄の他に、ブランク図柄（大当たり組合せを構成しない図柄）が含まれていてもよい。飾り図柄のそれぞれには、対応する図柄番号が付されている。例えば、「1」～「8」を示す英数字それぞれに対して、「1」～「8」の図柄番号が付されている。なお、可変表示される飾り図柄の種類数は、8 種類のものに限定されず、任意の複数種類からなる飾り図柄であればよい。

10

【0031】

飾り図柄の変動中には、「左」、「中」、「右」の各飾り図柄表示部 5 L、5 C、5 R において、例えば図柄番号が小さいものから大きいものへと順次に、上方から下方へ、あるいは、右側から左側へと、流れるようなスクロール表示が行われる。そして、図柄番号が最大（例えば「8」）である飾り図柄が表示されると、続いて図柄番号が最小（例えば「1」）である飾り図柄が表示される。あるいは、飾り図柄表示部 5 L、5 C、5 R のうち少なくともいずれか 1 つ（例えば「左」の飾り図柄表示部 5 L など）において、図柄番号が大きいものから小さいものへとスクロール表示を行って、図柄番号が最小である飾り図柄が表示されると、続いて図柄番号が最大である飾り図柄が表示されるようにしてもよい。

20

【0032】

画像表示装置 5 の表示領域には、始動入賞記憶表示部 5 H も配置されている。始動入賞記憶表示部 5 H では、特図ゲームにおける可変表示の保留記憶数（特図保留記憶数）を特定可能に表示する。一例として、始動入賞記憶表示部 5 H には、始動入賞の発生に基づき先に始動条件が成立した可変表示ゲームから順に左から右へと、表示色が変更される複数の表示部位が設けられている。そして、第 1 始動入賞口に遊技球が進入したことに基づき第 1 特別図柄表示装置 4 A における第 1 特図を用いた特図ゲームの始動条件（第 1 始動条件）が成立したときには、通常非表示（透過色）となっている表示部位のうちの 1 つ（例えば非表示となっている表示部位のうち左端の表示部位）を青色表示に変化させる。また、第 2 始動入賞口に遊技球が進入したことに基づき第 2 特別図柄表示装置 4 B における第 2 特図を用いた特図ゲームの始動条件（第 2 始動条件）が成立したときには、通常非表示となっている表示部位のうちの 1 つを赤色表示に変化させる。その後、第 1 特図を用いた特図ゲームの開始条件（第 1 開始条件）と第 2 特図を用いた特図ゲームの開始条件（第 2 開始条件）のいずれかが成立したときには、例えば左端の表示部位における表示を除去するとともに、各表示部位における表示を 1 つずつ左方向に移動させる。このとき、青色表示や赤色表示に変化していた表示部位のうちの 1 つ（例えば表示色が変化していた表示部位のうち右端の表示部位）は、非表示に戻る。ここで、保留記憶表示を行う際に、可変表示ゲームの始動条件が成立したことに基づく特図保留記憶数は特定できたものの、その始動条件が第 1 始動条件であるか第 2 始動条件であるかを特定できない場合に、例えば特図保留記憶数に対応する個数の表示部位を灰色表示に変化させることなどにより、特図保留記憶数の表示態様を所定の表示態様に変更してもよい。

30

40

【0033】

なお、始動入賞記憶表示部 5 H では、特図保留記憶数を示す数字を表示することなどにより、特図保留記憶数を遊技者等が認識できるようにしてもよい。図 1 に示す例では、始動入賞記憶表示部 5 H とともに、第 1 特別図柄表示装置 4 A 及び第 2 特別図柄表示装置 4 B の上部に、第 1 保留表示器 2 5 A と第 2 保留表示器 2 5 B とが設けられている。これに対して、始動入賞記憶表示部 5 H と、第 1 保留表示器 2 5 A 及び第 2 保留表示器 2 5 B と

50

のうち、いずれか一方のみを設けるようにしてもよい。

【0034】

画像表示装置5の表示領域には、飾り図柄とは異なる識別情報としての色図柄を可変表示する色図柄表示部が設けられていてもよい。一例として、色図柄表示部には、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームが開始されるときに、色図柄の変動（例えば表示色の更新表示）が開始される「左」の色図柄表示部と、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームが開始されるときに、色図柄の変動が開始される「右」の色図柄表示部とが含まれていればよい。そして、特図ゲームにおいて可変表示結果となる確定特別図柄が完全停止表示されるときには、色図柄の変動が終了して、色図柄の可変表示結果となる確定色図柄が完全停止表示される。「左」及び「右」の色図柄表示部にて可変表示される色図柄には、例えば5種類の図柄（「黄色」、「緑色」、「赤色」、「青色」、「紫色」など）といった、複数種類の色図柄が含まれていればよい。色図柄のそれぞれには、対応する図柄番号が付されている。一例として、「黄色」、「緑色」、「赤色」、「青色」、「紫色」の色図柄それぞれに対して、「1」～「5」の図柄番号が付されていればよい。そして、例えば特別図柄の可変表示結果（特図表示結果）が「ハズレ」である場合には色図柄の可変表示結果として「黄色」の確定色図柄が停止表示され、特図表示結果が「大当たり」で大当たり種別が「非確変」である場合には色図柄の可変表示結果として「緑色」の確定色図柄が停止表示され、特図表示結果が「大当たり」で大当たり種別が「確変」である場合には色図柄の可変表示結果として「赤色」の確定色図柄が停止表示され、特図表示結果が「大当たり」で大当たり種別が「突確」である場合には色図柄の可変表示結果として「青色」の確定色図柄が停止表示され、特図表示結果が「小当たり」である場合には色図柄の可変表示結果として「紫色」の確定色図柄が停止表示されればよい。

【0035】

画像表示装置5の下方には、普通入賞球装置6Aと、普通可変入賞球装置6Bとが設けられている。普通入賞球装置6Aは、例えば所定の玉受部材によって常に一定の開放状態に保たれる第1始動入賞口を形成する。普通可変入賞球装置6Bは、図2に示す普通電動役物用のソレノイド81によって垂直位置となる通常開放状態と傾動位置となる拡大開放状態とに変化する一对の可動翼片を有する電動チューリップ型役物（普通電動役物）を備え、第2始動入賞口を形成する。一例として、普通可変入賞球装置6Bでは、普通電動役物用のソレノイド81がオフ状態であるときに可動翼片が垂直位置となることにより、遊技球が第2始動入賞口に進入しにくい通常開放状態となる。その一方で、普通可変入賞球装置6Bでは、普通電動役物用のソレノイド81がオン状態であるときに可動翼片が傾動位置となることにより、遊技球が第2始動入賞口に進入しやすい拡大開放状態となる。なお、普通可変入賞球装置6Bは、通常開放状態であるときでも、第2始動入賞口には遊技球が進入可能であるものの、拡大開放状態であるときよりも遊技球が進入する可能性が低くなるように構成してもよい。あるいは、普通可変入賞球装置6Bは、通常開放状態において、例えば第2始動入賞口を閉鎖することなどにより、第2始動入賞口には遊技球が進入しないように構成してもよい。

【0036】

普通入賞球装置6Aに形成された第1始動入賞口に進入した遊技球は、例えば図2に示す第1始動口スイッチ22Aによって検出される。普通可変入賞球装置6Bに形成された第2始動入賞口に進入した遊技球は、例えば図2に示す第2始動口スイッチ22Bによって検出される。第1始動口スイッチ22Aによって遊技球が検出されたことに基づき、所定個数（例えば3個）の遊技球が賞球として払い出され、第1保留記憶数が所定の上限值（例えば「4」）以下であれば、第1始動条件が成立する。第2始動口スイッチ22Bによって遊技球が検出されたことに基づき、所定個数（例えば3個）の遊技球が賞球として払い出され、第2保留記憶数が所定の上限值以下であれば、第2始動条件が成立する。なお、第1始動口スイッチ22Aによって遊技球が検出されたことに基づいて払い出される賞球の個数と、第2始動口スイッチ22Bによって遊技球が検出されたことに基づいて払い出される賞球の個数は、互いに同一の個数であってもよいし、異なる個数であってもよ

い。

【0037】

普通入賞球装置6Aと普通可変入賞球装置6Bの下方には、特別可変入賞球装置7が設けられている。特別可変入賞球装置7は、図2に示す大入賞口扉用のソレノイド82によって開閉駆動される大入賞口扉を備え、その大入賞口扉によって開放状態（第1状態）と閉鎖状態（第2状態）とに変化する大入賞口を形成する。一例として、特別可変入賞球装置7では、大入賞口扉用のソレノイド82がオフ状態であるときに大入賞口扉が大入賞口を閉鎖状態にする。その一方で、特別可変入賞球装置7では、大入賞口扉用のソレノイド82がオン状態であるときに大入賞口扉が大入賞口を開放状態にする。特別可変入賞球装置7に形成された大入賞口に進入した遊技球は、例えば図2に示すカウントスイッチ23によって検出される。カウントスイッチ23によって遊技球が検出されたことに基づき、所定個数（例えば13個）の遊技球が賞球として払い出される。

10

【0038】

遊技盤2の表面には、上記の構成以外にも、遊技球の流下方向や速度を変化させる風車及び多数の障害釘が設けられている。また、第1始動入賞口、第2始動入賞口及び大入賞口とは異なる入賞口として、例えば所定の玉受部材によって常に一定の開放状態に保たれる一般入賞口が1つ又は複数設けられてもよい。この場合には、一般入賞口のいずれかに進入した遊技球が所定の一般入賞球スイッチによって検出されたことに基づき、所定個数（例えば10個）の遊技球が賞球として払い出されればよい。遊技領域の最下方には、いずれの入賞口にも進入しなかった遊技球が取り込まれるアウト口が設けられている。遊技機用枠3の左右上部位置には、効果音等を再生出力するためのスピーカ8L、8Rが設けられており、さらに遊技領域周辺部には、遊技効果ランプ9が設けられている。パチンコ遊技機1の遊技領域における各構造物（例えば普通入賞球装置6A、普通可変入賞球装置6B、特別可変入賞球装置7等）の周囲には、装飾用LEDが配置されていてもよい。

20

【0039】

遊技機用枠3の右下部位置には、遊技媒体としての遊技球を遊技領域に向けて発射するために遊技者等によって操作される打球操作ハンドルとなる操作ノブ30が設けられている。例えば、遊技者等による操作量（回転量）に応じて遊技球の弾発力を調整する。打球操作ハンドルには、打球発射装置が備える発射モータの駆動を停止させるための単発発射スイッチや、タッチリング（タッチセンサ）が設けられていればよい。遊技領域の下方における遊技機用枠3の所定位置には、賞球として払い出された遊技球や所定の球貸機により貸し出された遊技球を、打球発射装置へと供給可能に保持（貯留）する打球供給皿（上皿）が設けられている。例えば打球供給皿の上面における手前側の中央位置といった、パチンコ遊技機1の遊技機用枠3における所定位置には、押下操作などにより遊技者が操作可能な操作ボタンが設置されていてもよい。また、打球供給皿の下方には、打球供給皿に収容不能となった遊技球を保持（貯留）する余剰球受皿（下皿）が設けられている。

30

【0040】

さらに、パチンコ遊技機1に隣接する所定位置には、プリペイドカード等を用いた球貸しを可能にするための処理が実行されるプリペイドカードユニット（カードユニット）が設置されてもよい。カードユニットは、プリペイドカードを取り込んで球貸しの処理を実行するだけでなく、会員カードや現金を取り込んで球貸しの処理を実行するものであってもよい。

40

【0041】

普通図柄表示器20による普図ゲームは、遊技領域に設けられた通過ゲート41を通過した遊技球が図2に示すゲートスイッチ21によって検出されたことといった、普通図柄表示器20にて普通図柄の可変表示を実行するための普図始動条件が成立した後に、例えば前回の普図ゲームが終了したことといった、普通図柄の可変表示を開始するための普図開始条件が成立したことに基づいて、開始される。この普図ゲームでは、普通図柄の変動を開始させた後、所定の可変表示時間（普図変動時間）が経過すると、普通図柄の可変表示結果となる確定普通図柄を完全停止表示する。普通図柄の可変表示時間は、例えば各普

50

図ゲームの開始時に、所定の乱数値を示す数値データを抽出することなどにより、複数種類の可変表示時間のうちで、いずれかに決定されればよい。普図ゲームにおける普通図柄の可変表示結果となる確定普通図柄として、例えば「7」を示す数字あるいは「○」を示す記号といった、特定の普通図柄（普図当り図柄）が停止表示されれば、普通図柄の可変表示結果が「普図当り」となる。その一方、確定普通図柄として、例えば「7」を示す数字以外の数字あるいは「×」を示す記号といった、普図当り図柄以外の普通図柄が停止表示されれば、普通図柄の可変表示結果が「普図ハズレ」となる。普通図柄の可変表示結果が「普図当り」となったことに対応して、普通可変入賞球装置6Bを構成する電動チューリップの可動翼片が傾動位置となる拡大開放制御が行われ、所定時間が経過すると垂直位置に戻る通常開放制御が行われる。

10

【0042】

第1特別図柄表示装置4Aによる特図ゲームは、普通入賞球装置6Aに形成された第1始動入賞口に進入した遊技球が図2に示す第1始動口スイッチ22Aによって検出されたことなどにより第1始動条件が成立した後に第1開始条件が成立したことに基づいて、開始される。第1開始条件は、例えば前回の特図ゲームや大当り遊技状態あるいは小当り遊技状態が終了したときなどに、第1特図を用いた今回の特図ゲームが開始可能となることにより成立する。第2特別図柄表示装置4Bによる特図ゲームは、普通可変入賞球装置6Bに形成された第2始動入賞口に進入した遊技球が図2に示す第2始動口スイッチ22Bによって検出されたことなどにより第2始動条件が成立した後に第2開始条件が成立したことに基づいて、開始される。第2開始条件は、例えば前回の特図ゲームや大当り遊技状態あるいは小当り遊技状態が終了したときなどに、第2特図を用いた今回の特図ゲームが開始可能となることにより成立する。

20

【0043】

第1特別図柄表示装置4Aや第2特別図柄表示装置4Bによる特図ゲームでは、特別図柄の可変表示を開始させた後、所定の可変表示時間（特図変動時間）が経過すると、特別図柄の可変表示結果となる確定特別図柄を完全停止表示する。特別図柄の可変表示時間は、各特図ゲームの開始時に、例えば図14に示すような変動パターン種別決定用の乱数値MR4を示す数値データや、変動パターン決定用の乱数値MR5を示す数値データなどに基づいて決定された変動パターンに対応して、複数種類の可変表示時間のうちで、いずれかに決定される。特図ゲームにおける特別図柄の可変表示結果は、特図表示結果ともいう。特図ゲームにおける特別図柄の可変表示結果となる確定特別図柄として、特定の特別図柄（大当り図柄）が停止表示されれば、特定表示結果としての「大当り」となり、大当り図柄とは異なる所定の特別図柄（小当り図柄）が停止表示されれば、所定表示結果としての「小当り」となり、大当り図柄や小当り図柄以外の特別図柄（ハズレ図柄）が停止表示されれば、非特定表示結果としての「ハズレ」となる。特図ゲームでの可変表示結果が「大当り」になった後には、特定遊技状態としての大当り遊技状態に制御される。また、特図ゲームでの可変表示結果が「小当り」になった後には、大当り遊技状態とは異なる小当り遊技状態に制御される。この実施の形態におけるパチンコ遊技機1では、一例として、「1」、「3」、「7」を示す数字を大当り図柄とし、「5」を示す数字を小当り図柄とし、「ー」を示す記号をハズレ図柄としている。なお、第1特別図柄表示装置4Aによる特図ゲームにおける大当り図柄や小当り図柄、ハズレ図柄といった各図柄は、第2特別図柄表示装置4Bによる特図ゲームにおける各図柄とは異なる特別図柄となるようにしてもよいし、双方の特図ゲームにおいて共通の特別図柄が大当り図柄や小当り図柄、ハズレ図柄となるようにしてもよい。

30

40

【0044】

この実施の形態では、大当り図柄となる「1」、「3」、「7」の数字を示す特別図柄のうち、「3」、「7」の数字を示す特別図柄を15ラウンド大当り図柄とし、「1」の数字を示す特別図柄を2ラウンド大当り図柄とする。特図ゲームにおける確定特別図柄として15ラウンド大当り図柄が停止表示された後に制御される第1特定遊技状態としての大当り遊技状態（15ラウンド大当り状態）では、特別可変入賞球装置7の開閉板が、第

50

1 期間となる所定期間（例えば 29 秒間）あるいは所定個数（例えば 9 個）の入賞球が発生するまでの期間にて大入賞口を開放状態とすることにより、特別可変入賞球装置 7 を遊技者にとって有利な第 1 状態に変化させるラウンドが実行される。こうしてラウンド中に大入賞口を開放状態とした開閉板は、遊技盤 2 の表面を落下する遊技球を受け止め、その後大入賞口を閉鎖状態とすることにより、特別可変入賞球装置 7 を遊技者にとって不利な第 2 状態に変化させて、1 回のラウンドを終了させる。15 ラウンド大当たり状態では、大入賞口の開放サイクルであるラウンドの実行回数が、第 1 回数（例えば「15」）となる。ラウンドの実行回数が「15」となる 15 ラウンド大当たり状態における遊技は、15 回開放遊技とも称される。

【0045】

特図ゲームにおける確定特別図柄として 2 ラウンド大当たり図柄が停止表示された後に制御される第 2 特定遊技状態としての大当たり遊技状態（2 ラウンド大当たり状態）では、各ラウンドで特別可変入賞球装置 7 を遊技者にとって有利な第 1 状態に変化させる期間（開閉板により大入賞口を開放状態とする期間）が、15 ラウンド大当たり状態における第 1 期間よりも短い第 2 期間（例えば 0.5 秒間）となる。また、2 ラウンド大当たり状態では、ラウンドの実行回数が、15 ラウンド大当たり状態における第 1 回数よりも少ない第 2 回数（例えば「2」）となる。なお、2 ラウンド大当たり状態では、各ラウンドで大入賞口を開放状態とする期間が第 2 期間となることと、ラウンドの実行回数が第 2 回数となることのうち、少なくともいずれか一方が行われるように制御されればよく、それ以外の制御は 15 ラウンド大当たり状態と同様に行われるようにしてもよい。ラウンドの実行回数が「2」となる 2 ラウンド大当たり状態における遊技は、2 回開放遊技とも称される。なお、2 ラウンド大当たり状態では、各ラウンドで特別可変入賞球装置 7 とは別個に設けられた所定の入賞球装置を、遊技者にとって不利な第 2 状態から遊技者にとって有利な第 1 状態に変化させ、所定期間（第 1 期間又は第 2 期間）が経過した後に第 2 状態へと戻すようにしてもよい。

【0046】

また、15 ラウンド大当たり図柄となる「3」、「7」の数字を示す特別図柄のうち、「3」の数字を示す特別図柄が特図ゲームにおける確定特別図柄として停止表示されたことに基づく 15 ラウンド大当たり状態が終了した後は、特別遊技状態の 1 つとして、通常状態に比べて特図ゲームにおける特別図柄の変動時間（特図変動時間）が短縮される時短状態に制御される。ここで、通常状態とは、大当たり遊技状態等の特定遊技状態や時短状態等の特別遊技状態以外の遊技状態のことであり、パチンコ遊技機 1 の初期設定状態（例えばシステムリセットが行われた場合のように、電源投入後に初期化処理を実行した状態）と同一の制御が行われる。時短状態は、所定回数（例えば 100 回）の特図ゲームが実行されることと、可変表示結果が「大当たり」となることのうち、いずれかの条件が先に成立したときに、終了すればよい。なお、特図ゲームにおける確定特別図柄として 15 ラウンド大当たり図柄のうち「3」の数字を示す特別図柄が停止表示されたことに基づく 15 ラウンド大当たり状態が終了した後は、時短状態とはならず通常状態となるようにしてもよい。こうした「3」の数字を示す特別図柄のように、特図ゲームにおける確定特別図柄として停止表示されたことに基づく大当たり遊技状態が終了した後に時短状態や通常状態に制御される 15 ラウンド大当たり図柄は、非確変大当たり図柄（「通常大当たり図柄」ともいう）と称される。特図ゲームにおける確定特別図柄が非確変大当たり図柄となる場合における特別図柄や飾り図柄の可変表示態様は、可変表示結果が「大当たり」となる場合における「非確変」（「通常」ともいう）の可変表示態様（「大当たり種別」ともいう）と称される。

【0047】

15 ラウンド大当たり図柄となる「3」、「7」の数字を示す特別図柄のうち、「7」の数字を示す特別図柄が特図ゲームにおける確定特別図柄として停止表示されたことに基づく 15 ラウンド大当たり状態が終了した後や、2 ラウンド大当たり図柄となる「1」の数字を示す特別図柄が特図ゲームにおける確定特別図柄として停止表示されたことに基づく 2 ラウンド大当たり状態が終了した後は、時短状態とは異なる特別遊技状態の 1 つとして、例

えば通常状態に比べて特図変動時間が短縮されるとともに、継続して確率変動制御（確変制御）が行われる確変状態（高確率遊技状態）に制御される。この確変状態では、各特図ゲームや飾り図柄の可変表示において、可変表示結果が「大当り」となって更に大当り遊技状態に制御される確率が、通常状態よりも高くなるように向上する。このような確変状態は、特図ゲームの実行回数に関わりなく、次に可変表示結果が「大当り」となるまで継続してもよい。これに対して、確変状態となった後に、所定回数（例えば100回）の特図ゲームが実行されることと、可変表示結果が「大当り」となることのうち、いずれかの条件が先に成立したときに、終了するようにしてもよい。また、確変状態において所定回数の特図ゲームが実行されたり可変表示結果が「大当り」となる以前であっても、特図ゲームが開始されるときに、所定の割合で確変状態が終了することがあるようにしてもよい。

10

【0048】

「7」の数字を示す特別図柄のように、特図ゲームにおける確定特別図柄として停止表示されたことに基づく大当り遊技状態が終了した後に確変状態に制御される15ラウンド大当り図柄は、確変大当り図柄と称される。特図ゲームにおける確定特別図柄が確変大当り図柄となる場合における特別図柄や飾り図柄の可変表示態様は、可変表示結果が「大当り」となる場合における「確変」（「確変大当り」ともいう）の可変表示態様（「大当り種別」ともいう）と称される。「1」の数字を示す特別図柄のように、特図ゲームにおける確定特別図柄として停止表示されたことに基づく大当り遊技状態が終了した後に確変状態に制御される2ラウンド大当り図柄は、突確大当り図柄と称される。特図ゲームにおける確定特別図柄が突確大当り図柄となる場合における特別図柄や飾り図柄の可変表示態様は、可変表示結果が「大当り」となる場合における「突確」（「突確大当り」あるいは「突然確変大当り」ともいう）の可変表示態様（「大当り種別」ともいう）と称される。

20

【0049】

確変状態や時短状態では、普通図柄表示器20による普図ゲームにおける普通図柄の可変表示時間を通常状態のときよりも短くする制御や、各回の普図ゲームで普通図柄の可変表示結果が「普図当り」となる確率を通常状態のときよりも向上させる制御、可変表示結果が「普図当り」となったことに基づく普通可変入賞球装置6Bにおける可動翼片の傾動時間を通常状態のときよりも長くする制御、その傾動回数を通常状態のときよりも増加させる制御といった、第2始動入賞口に遊技球が進入する可能性を高めて第2始動条件が成立しやすくなることで遊技者にとって有利となる制御が行われる。なお、確変状態や時短状態では、これらの制御のいずれか1つが行われるようにしてもよいし、複数の制御が組み合わせられて行われるようにしてもよい。確変状態と時短状態とでは、行われる制御が異なるようにしてもよいし、行われる制御の組合せ（同一の制御を含んでも含まなくてもよい）が異なるようにしてもよい。

30

【0050】

特図ゲームにおける確定特別図柄として小当り図柄が停止表示された後には、大当り遊技状態とは異なる小当り遊技状態に制御される。この小当り遊技状態では、2ラウンド大当り状態と同様に特別可変入賞装置7を遊技者にとって有利な第1状態に変化させる可変入賞動作が行われる。すなわち、小当り遊技状態では、例えば特別可変入賞球装置7が備える開閉板により大入賞口を第2期間にわたり開放状態とする動作が、第2回数に達するまで繰り返し実行される。なお、小当り遊技状態では、2ラウンド大当り状態と同様に、大入賞口を開放状態とする期間が第2期間となることと、大入賞口を開放状態とする動作の実行回数が第2回数となることのうち、少なくともいずれか一方が行われるように制御されればよい。小当り遊技状態が終了した後には、遊技状態の変更が行われず、可変表示結果が「小当り」となる以前の遊技状態に継続して制御されることになる。ただし、可変表示結果が「小当り」となる可変表示ゲームに対応して、時短状態を終了する旨の判定がなされた場合には、小当り遊技状態の終了後に、通常状態へと制御されることになる。可変入賞動作により大入賞口を開放状態とする回数が「2」である小当り遊技状態における遊技は、2ラウンド大当り状態における遊技と同様に、2回開放遊技とも称される。なお

40

50

、2ラウンド大当たり状態における各ラウンドで特別可変入賞球装置7とは別個に設けられた入賞球装置を第1状態に変化させる場合には、小当たり遊技状態でも、2ラウンド大当たり状態と同様の態様で、その入賞球装置を第1状態に変化させるようにすればよい。

【0051】

画像表示装置5の表示領域では、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bによる特別図柄の可変表示に対応して、飾り図柄の可変表示が行われる。すなわち、画像表示装置5の表示領域では、第1開始条件と第2開始条件のいずれか一方が成立したことに基づいて、例えば「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部にて飾り図柄の加速表示（全図柄加速表示）を行い、所定速度に達すれば、飾り図柄の定速表示（全図柄定速表示）を行う。こうした全図柄加速表示や全図柄定速表示は、
「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rの全部にて飾り図柄を可変表示する全図柄変動に含まれる。こうした全図柄変動の後、例えば「左」→「右」→「中」といった所定順序で飾り図柄の減速表示（各図柄減速表示）を行い、変動速度が「0」となれば、飾り図柄を停留して表示する一方で、例えば微少な揺れや伸縮などを生じさせる仮停止表示を行う。そして、飾り図柄の可変表示を開始してからの経過時間が変動パターンなどに基づいて決定された可変表示時間に達したときには、可変表示結果となる確定飾り図柄を完全停止表示する。なお、確定飾り図柄を停止表示する手順としては、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおいて所定順序で飾り図柄を減速表示するものに限定されず、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにおいて同時に確定飾り図柄となる飾り図柄を減速表示（全図柄減速表示）するものが含まれていてもよい。

【0052】

全図柄変動が開始された後には、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rのうち全部又は一部の飾り図柄表示部にて、飾り図柄をリーチ表示状態で導出表示することがある。ここで、リーチ表示状態とは、画像表示装置5の表示領域にて導出表示された飾り図柄が大当たり組合せの一部を構成しているときに未だ導出表示されていない飾り図柄（「リーチ変動図柄」ともいう）については変動が継続している表示状態、あるいは、全部又は一部の飾り図柄が大当たり組合せの全部又は一部を構成しながら同期して変動している表示状態のことである。具体的には、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける一部（例えば「左」及び「右」の飾り図柄表示部5L、5Rなど）では予め定められた大当たり組合せを構成する飾り図柄（例えば「7」の英数字を示す飾り図柄）が導出表示されているときに未だ導出表示されていない残りの飾り図柄表示部（例えば「中」の飾り図柄表示部5Cなど）では飾り図柄が変動している表示状態、あるいは、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部又は一部で飾り図柄が大当たり組合せの全部又は一部を構成しながら同期して変動している表示状態である。また、リーチ表示状態となったことに対応して、画像表示装置5の表示領域に飾り図柄とは異なるアニメーション画像や実写画像といった演出画像を表示させたり、背景画像の表示態様を変化させたり、飾り図柄の変動態様を変化させたりすることがある。このような演出画像の表示や背景画像の表示態様の変化、飾り図柄の変動態様の変化を、リーチ演出表示（あるいは単にリーチ演出）という。リーチ演出の中には、それが出現すると、通常のリーチ演出（ノーマルリーチ）に比べて大当たりが発生しやすい（高い確率で大当たりとなる）ように設定されたものがある。このような特別のリーチ演出を、スーパーリーチ演出（あるいは単に「スーパーリーチ」）ともいう。一例として、スーパーリーチとなるリーチ演出には、ノーマルリーチと同様のリーチ演出を所定時間が経過するまで行ってから、例えば背景画像の表示態様や、表示されるキャラクタ、飾り図柄の変動方向といった飾り図柄の変動態様のうち、少なくともいずれか1つがリーチ表示状態となる以前やノーマルリーチのときとは異なるものとなることにより、演出態様が変化（いわゆる「発展」）して、スーパーリーチに特有のリーチ演出における導入部分が開始されるものが含まれていればよい。また、スーパーリーチとなるリーチ演出には、飾り図柄がリーチ表示状態で導出表示されたときに、ノーマルリーチと同様のリーチ演出を行うことなく、スー

パーリーチに特有のリーチ演出における導入部分が開始されるものが含まれていてもよい。

【0053】

また、飾り図柄の可変表示中には、リーチ演出とは異なり、飾り図柄がリーチ状態で導出表示される可能性があることや、可変表示結果が「大当たり」となる可能性があることを、飾り図柄の可変表示態様などにより遊技者に報知するための特定演出が実行されることがある。この実施の形態では、「滑り」や「擬似連」といった特定演出が実行可能に設定されている。なお、この実施の形態における特定演出は、対応する演出動作が実行されるか否か応じて特図変動時間が変化するものであればよい。例えば、ある特定演出が実行される場合には、その特定演出が実行されない場合に比べて、特図変動時間が長くなるものであればよい。

10

【0054】

「滑り」の特定演出では、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部にて飾り図柄を変動させる全図柄変動を行ってから、2つ以上の飾り図柄表示部（例えば「左」及び「右」の飾り図柄表示部5L、5Rなど）にて飾り図柄を仮停止表示させた後、その仮停止表示した飾り図柄表示部のうち所定数（例えば「1」又は「2」）の飾り図柄表示部（例えば「左」の飾り図柄表示部5Lと「右」の飾り図柄表示部5Rのいずれか一方又は双方）にて飾り図柄を再び変動させた後に停止表示させることで、停止表示する飾り図柄を変更させる演出表示が行われる。なお、特定演出における飾り図柄の仮停止表示では、飾り図柄が停留して表示される一方で、例えば揺れ変動表示を行うことや短時間の停留だけで直ちに飾り図柄を再変動させることなどによって、遊技者に停止表示された飾り図柄が確定しない旨を報知すればよい。あるいは、仮停止表示でも、停止表示された飾り図柄が確定したと遊技者が認識する程度に飾り図柄を停留させてから、飾り図柄を再変動させるようにしてもよい。

20

【0055】

「擬似連」の特定演出では、特別図柄や飾り図柄の可変表示を開始するための第1開始条件あるいは第2開始条件が1回成立したことに対応して、全図柄変動が開始されてから、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rの全部にて順次に又は同時に飾り図柄を仮停止表示させた後、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rの全部にて飾り図柄を再び変動させる再可変表示動作（再変動）を、所定回（例えば最大3回まで）実行する演出動作である。一例として、「擬似連」の特定演出では、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにて、擬似連チャンス目として予め定められた複数種類の飾り図柄の組合せのいずれかが仮停止表示される。そして、再変動の回数が多くなるに従って、可変表示結果が「大当たり」となる割合が高くなるように設定されていけばよい。これにより、遊技者は、擬似連チャンスのいずれかが仮停止表示されることで、「擬似連」の特定演出が行われると認識でき、再変動の回数が多くなるに従って、可変表示結果が「大当たり」となる期待感が高められる。この実施の形態では、「擬似連」の特定演出において、再変動が1回～3回行われることにより、第1開始条件あるいは第2開始条件が1回成立したことに基づき、飾り図柄の可変表示があたかも2回～4回続けて開始されたかのように見せることができる。

30

40

【0056】

「擬似連」の特定演出が実行される飾り図柄の可変表示中には、擬似連続変動の進行に伴って、例えば画像表示装置5の表示領域における所定位置に予め用意されたキャラクタを示す演出画像を表示することや、スピーカ8L、8Rから所定の音声（特別音）を出力させること、遊技効果ランプ9を所定の点灯パターンで点灯させること、遊技領域内あるいは遊技領域外に設けられた演出用役物が備える複数の可動部材を動作させることといった、所定の演出動作が実行されてもよい。一例として、全部の飾り図柄表示部5L、5C、5Rにて飾り図柄を仮停止表示させた後、全部の飾り図柄表示部5L、5C、5Rにて飾り図柄を再可変表示させるときには、キャラクタを示す演出画像の表示、特別音の出力、ランプの点灯、可動部材の動作のうち、いずれか1つ、あるいは、複数の動作を組み合

50

わせた演出動作が行われることにより、擬似連続変動が行われることを認識可能に報知するようにしてもよい。

【0057】

こうした飾り図柄の可変表示動作を利用した特定演出としては、「擬似連」や「滑り」の他にも、例えば「発展チャンス目」や「発展チャンス目終了」、「チャンス目停止後滑り」といった、各種の演出動作が実行されてもよい。ここで、「発展チャンス目」の特定演出では、飾り図柄の可変表示が開始されてから可変表示結果となる確定飾り図柄が導出表示されるまでに、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部にて、予め定められた特殊組合せに含まれる発展チャンス目を構成する飾り図柄を仮停止表示させた後、飾り図柄の可変表示状態をリーチ状態として所定のリーチ演出が開始される。これにより、発展チャンス目を構成する飾り図柄が仮停止表示されたときには、飾り図柄の可変表示状態がリーチ状態となることや、リーチ状態となった後に可変表示結果が「大当たり」となることに対する、遊技者の期待感が高められる。また、「発展チャンス目終了」の特定演出では、飾り図柄の可変表示が開始された後に、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部にて、発展チャンス目として予め定められた組合せの飾り図柄を、確定飾り図柄として導出表示させる演出表示が行われる。

「チャンス目停止後滑り」の特定演出では、「擬似連」の可変表示演出と同様に、飾り図柄の可変表示が開始されてから可変表示結果となる確定飾り図柄が導出表示されるまでに、「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rにおける全部にて複数種類の擬似連チャンス目のいずれかとなるハズレ組合せ（特殊組合せ）の飾り図柄を一旦仮停止表示させた後、「擬似連」の特定演出とは異なり、飾り図柄表示部5L、5C、5Rの一部にて飾り図柄を再び変動させることで、停止表示する飾り図柄を変更させる演出表示が行われる。

【0058】

さらに、飾り図柄の可変表示中には、リーチ演出や特定演出とは異なり、例えば所定のキャラクタ画像やメッセージ画像を表示することなどといった、飾り図柄の可変表示態様以外の表示態様により、飾り図柄の可変表示状態がリーチ状態となる可能性があることや、可変表示結果が「大当たり」となる可能性があることを、遊技者に報知するための予告演出が実行されることがある。例えば、「キャラクタ表示」、「ステップアップ画像」、「背景変更」といった予告演出が実行可能に設定されていればよい。なお、予告演出は、対応する演出動作が実行されるか否かによって特図変動時間に変化が生じないものであればよい。「キャラクタ表示」の予告演出では、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにおける全部にて飾り図柄を変動させてから、2つ以上の飾り図柄表示部（例えば「左」及び「右」の飾り図柄表示部5L、5Rなど）にて飾り図柄を導出表示させる以前に、画像表示装置5の表示領域における所定位置に予め用意されたキャラクタ画像を表示させる演出表示が行われる。「ステップアップ画像」の予告演出では、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにおける全部にて飾り図柄を変動させてから、2つ以上の飾り図柄表示部にて飾り図柄を導出表示させる以前に、画像表示装置5の表示領域にて、予め用意された複数種類の演出画像を所定の順番に従って切り替えて表示させる演出表示が行われることがある。なお、「ステップアップ画像」の予告演出では、予め用意された複数種類の演出画像のうちいずれか1つ（例えば所定の順番において最初に表示される演出画像など）が表示された後、演出画像が切り替えられることなく、予告演出における演出表示を終了させることができるようにしてもよい。「背景変更」の予告演出では、画像表示装置5の表示領域における背景画像の表示を、複数種類のいずれかに変更させる演出表示が行われる。

【0059】

特図ゲームにおける確定特別図柄として、ハズレ図柄となる特別図柄が停止表示される場合には、飾り図柄の可変表示が開始されてから、飾り図柄の可変表示状態がリーチ状態とならずに、所定の非リーチ組合せとなる確定飾り図柄や、複数種類の発展チャンス目のいずれかとなる確定飾り図柄が、停止表示されることがある。このような飾り図柄の可変

表示態様は、可変表示結果が「ハズレ」となる場合における「非リーチ」（「通常ハズレ」ともいう）の可変表示態様と称される。

【0060】

特図ゲームにおける確定特別図柄として、ハズレ図柄となる特別図柄が停止表示される場合には、飾り図柄の可変表示が開始されてから、飾り図柄の可変表示状態がリーチ状態となったことに対応して、リーチ演出が実行された後に、所定のリーチハズレ組合せ（単に「リーチ組合せ」ともいう）となる確定飾り図柄が停止表示されることがある。このような飾り図柄の可変表示結果は、可変表示結果が「ハズレ」となる場合における「リーチ」（「リーチハズレ」ともいう）の可変表示態様と称される。

【0061】

特図ゲームにおける確定特別図柄として、15ラウンド大当たり図柄となる特別図柄のうち非確変大当たり図柄である「3」の数字を示す特別図柄が停止表示される場合には、飾り図柄の可変表示状態がリーチ状態となったことに対応して、所定のリーチ演出が実行された後に、所定の非確変大当たり組合せ（「通常大当たり組合せ」ともいう）となる確定飾り図柄が停止表示される。ここで、非確変大当たり組合せとなる確定飾り図柄は、例えば画像表示装置5における「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて可変表示される図柄番号が「1」～「8」の飾り図柄のうち、図柄番号が偶数「2」、「4」、「6」、「8」である飾り図柄のいずれか1つが、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて所定の有効ライン上に揃って停止表示されるものであればよい。このように非確変大当たり組合せを構成する図柄番号が偶数「2」、「4」、「6」、「8」である飾り図柄は、非確変図柄（「通常図柄」ともいう）と称される。そして、特図ゲームにおける確定特別図柄が非確変大当たり図柄となることに対応して、所定のリーチ演出が実行された後に、非確変大当たり組合せの確定飾り図柄が停止表示される飾り図柄の可変表示態様は、可変表示結果が「大当たり」となる場合における「非確変」（「通常」ともいう）の可変表示態様（大当たり種別ともいう）と称される。こうして「非確変」の可変表示態様により可変表示結果が「大当たり」となった後には、15ラウンド大当たり遊技状態に制御され、その15ラウンド大当たり状態が終了すると、時短状態又は通常状態に制御されることになる。

【0062】

特図ゲームにおける確定特別図柄として、15ラウンド大当たり図柄となる特別図柄のうち確変大当たり図柄である「7」の数字を示す特別図柄が停止表示される場合には、飾り図柄の可変表示状態がリーチ状態となったことに対応して、大当たり種別が「非確変」である場合と同様のリーチ演出が実行された後などに、もしくは、大当たり種別が「非確変」である場合とは異なるリーチ演出が実行された後などに、所定の確変大当たり組合せとなる確定飾り図柄が停止表示されることがある。ここで、確変大当たり組合せとなる確定飾り図柄は、例えば画像表示装置5における「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて可変表示される図柄番号が「1」～「8」の飾り図柄のうち、図柄番号が奇数「1」、「3」、「5」、「7」である飾り図柄のいずれか1つが、「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて所定の有効ライン上に揃って停止表示されるものであればよい。このように確変大当たり組合せを構成する図柄番号が奇数「1」、「3」、「5」、「7」である飾り図柄は、確変図柄と称される。そして、特図ゲームにおける確定特別図柄が確変大当たり図柄となることに対応して、リーチ演出が実行された後などに、確変大当たり組合せの確定飾り図柄が停止表示される飾り図柄の可変表示態様は、可変表示結果が「大当たり」となる場合における「確変」の可変表示態様（大当たり種別ともいう）と称される。

【0063】

特図ゲームにおける確定特別図柄として確変大当たり図柄が停止表示される場合に、飾り図柄の可変表示結果として、非確変大当たり組合せとなる確定飾り図柄が停止表示されることがあるようにしてもよい。このように、非確変大当たり組合せとなる確定飾り図柄が停止表示される場合でも、特図ゲームにおける確定特別図柄として確変大当たり図柄が停止表示

10

20

30

40

50

されるときは、「確変」の可変表示態様に含まれる。こうして「確変」の可変表示態様により可変表示結果が「大当たり」となった後には、15ラウンド大当たり状態に制御され、その15ラウンド大当たり状態が終了すると、確変状態に制御されることになる。非確変大当たり組合せとなる確定飾り図柄や確変大当たり組合せとなる確定飾り図柄は、まとめて大当たり組合せ（特定の組合せ）の確定飾り図柄ともいう。

【0064】

確定飾り図柄が非確変大当たり組合せや確変大当たり組合せとなる飾り図柄の可変表示中には、再抽選演出が実行されてもよい。再抽選演出では、画像表示装置5における「左」、「中」、「右」の飾り図柄表示部5L、5C、5Rに非確変大当たり組合せとなる飾り図柄を仮停止表示させた後に、例えば「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rにて同一の飾り図柄が揃った状態で再び変動させ、確変大当たり組合せとなる飾り図柄（確変図柄）と、非確変大当たり組合せとなる飾り図柄（非確変図柄）のうちいずれかを、確定飾り図柄として停止表示（最終停止表示）させる。ここで、大当たり種別が「非確変」である場合に再抽選演出が実行されるときには、その再抽選演出として、仮停止表示させた飾り図柄を再変動させた後に非確変大当たり組合せとなる確定飾り図柄を導出表示する変動中昇格失敗演出が行われる。これに対して、大当たり種別が「確変」である場合に再抽選演出が実行されるときには、その再抽選演出として、仮停止表示させた飾り図柄を再変動させた後に確変大当たり組合せとなる確定飾り図柄を停止表示する変動中昇格成功演出が実行されることもあれば、変動中昇格失敗演出が実行されることもある。

【0065】

非確変大当たり組合せとなる確定飾り図柄が導出表示された後には、大当たり遊技状態の開始時や大当たり遊技状態におけるラウンドの実行中、大当たり遊技状態においていずれかのラウンドが終了してから次のラウンドが開始されるまでの期間、大当たり遊技状態において最終のラウンドが終了してから次の可変表示ゲームが開始されるまでの期間などにて、確変状態に制御するか否かの報知演出となる大当たり中昇格演出が実行されてもよい。なお、大当たり中昇格演出と同様の報知演出が、大当たり遊技状態の終了後における最初の可変表示ゲーム中などにて実行されてもよい。大当たり遊技状態において最終のラウンドが終了してから実行される大当たり中昇格演出を、特に「エンディング昇格演出」ということもある。

【0066】

大当たり中昇格演出には、確定飾り図柄が非確変大当たり組合せであるにもかかわらず遊技状態が確変状態となる昇格がある旨を報知する大当たり中昇格成功演出と、確変状態となる昇格がない旨を報知する大当たり中昇格失敗演出とがある。例えば、大当たり中昇格演出では、画像表示装置5の表示領域にて飾り図柄を可変表示させて非確変図柄と確変図柄のいずれかを演出表示結果として停止表示させること、あるいは、飾り図柄の可変表示とは異なる演出画像の表示を行うことなどにより、確変状態となる昇格の有無を、遊技者が認識できるように報知すればよい。

【0067】

特図ゲームにおける確定特別図柄として、2ラウンド大当たり図柄となる「1」の数字を示す特別図柄が停止表示される場合や、小当たり図柄となる「2」の数字を示す特別図柄が停止表示される場合には、飾り図柄の可変表示状態がリーチ状態とならずに、2回開放チャンス目として予め定められた複数種類の確定飾り図柄の組合せのいずれかが停止表示されることがある。また、特図ゲームにおける確定特別図柄として、2ラウンド大当たり図柄となる「1」の数字を示す特別図柄が停止表示される場合には、飾り図柄の可変表示状態がリーチ状態となったことに対応して、所定のリーチ演出が実行された後などに、所定のリーチ組合せとなる確定飾り図柄が停止表示されることもある。特図ゲームにおける確定特別図柄が2ラウンド大当たり図柄である「1」の数字を示す特別図柄となることに対応して、各種の確定飾り図柄が停止表示される飾り図柄の可変表示態様は、可変表示結果が「大当たり」となる場合における「突確」（「突確大当たり」あるいは「突然確変大当たり」ともいう）の可変表示態様（大当たり種別ともいう）と称される。こうして「突確」の可変表示態様により可変表示結果が「大当たり」となった後には、2ラウンド大当たり状態に制御され

、その2ラウンド大当たり状態が終了すると、確変状態に制御されることになる。

【0068】

可変表示結果が「大当たり」で大当たり種別が「突確」となる場合には、飾り図柄の可変表示中に突確モード開始演出が実行されてもよい。突確モード開始演出では、大当たり種別が「突確」となることに対応して予め定められた演出動作が行われる。突確モード開始演出が行われた後には、突確モードと称される通常の演出モードとは異なる演出モードが開始されてもよい。また、突確モード開始演出は、特別図柄や飾り図柄の可変表示中に実行される演出動作に限定されず、2ラウンド大当たり状態となる期間の一部または全部においても、可変表示中から継続して実行される演出動作であってもよい。突確モード開始演出が開始されるときには、可変表示中の飾り図柄を消去して、突確モード開始演出が実行された後には、確定飾り図柄が導出表示されないようにしてもよい。突確モードでは、例えば可変表示結果が「大当たり」となって確変状態が終了するまで、突確モード中演出が行われる。突確モード中演出では、画像表示装置5の表示領域における背景画像の表示態様を通常の演出モードにおける表示態様とは異なるものとする、飾り図柄の可変表示に伴ってスピーカ8L、8Rから出力される音声を通常の演出モードにおける音声とは異なるものとする、遊技効果ランプ9や装飾用LEDの点灯パターンを通常の演出モードにおける点灯パターンとは異なるものとする、あるいは、これらの一部又は全部を組み合わせることにより、突確モードであることを遊技者が認識できるように報知すればよい。

10

【0069】

確変状態では、例えば「確変中」といった確変状態であることを報知する演出画像を画像表示装置5の表示領域に表示させること、及び／又は、画像表示装置5の表示領域における背景画像や飾り図柄の表示態様を通常の演出モードにおける表示態様とは異なるものとするなどにより、確変状態であることを遊技者が認識できる確変中の演出モードとなるようにしてもよい。

20

【0070】

パチンコ遊技機1には、例えば図2に示すような電源基板10、主基板11、演出制御基板12、音声制御基板13、ランプ制御基板14、払出制御基板15、発射制御基板17といった、各種の制御基板が搭載されている。また、パチンコ遊技機1には、主基板11と演出制御基板12との間で伝送される各種の制御信号を中継するための中継基板18なども搭載されている。なお、音声制御基板13やランプ制御基板14は、演出制御基板12とは別個の独立した基板によって構成されてもよいし、演出制御基板12にまとめられて1つの基板として構成されてもよい。その他、パチンコ遊技機1の背面には、例えば情報端子基板やインタフェース基板などといった、各種の制御基板が配置されている。インタフェース基板は、パチンコ遊技機1に隣接してカードユニットが設置される場合に、払出制御基板15とカードユニットとの間に介在する制御基板である。

30

【0071】

電源基板10は、主基板11、演出制御基板12、払出制御基板15等の各制御基板とは独立して設置され、パチンコ遊技機1内の各制御基板及び機構部品が使用する電圧を生成する。例えば、電源基板10では、図3に示すように、AC24V、VLP（直流+24V）、VSL（直流+30V）、VDD（直流+12V）、VCC（直流+5V）及びVBB（直流+5V）を生成する。電源基板10は、例えば図3に示すように、変圧回路301と、直流電圧生成回路302と、電源監視回路303と、クリアスイッチ304とを備えて構成されている。また、電源基板10には、バックアップ電源となるコンデンサが設けられていてもよい。このコンデンサは、例えばVBB（直流+5V）の電源ラインから充電されるものであればよい。加えて、電源基板10には、パチンコ遊技機1内の各制御基板及び機構部品への電力供給を実行又は遮断するための電源スイッチが設けられていてもよい。あるいは、電源スイッチは、パチンコ遊技機1において、電源基板10の外部に設けられていてもよい。

40

【0072】

変圧回路301は、例えば商用電源が入力側（一次側）に印加されるトランスや、トラ

50

ンスの入力側に設けられた過電圧保護回路としてのバリスタなどを備えて構成されたものであればよい。ここで、変圧回路301が備えるトランスは、商用電源と電源基板10の内部とを電氣的に絶縁するためのものであればよい。変圧回路301は、その出力電圧として、AC24Vを生成する。直流電圧生成回路302は、例えばAC24Vを整流素子で整流昇圧することによってVSLを生成する整流平滑回路を含んでいる。VSLは、ソレノイド駆動用の電源電圧として用いられる。また、直流電圧生成回路302は、例えばAC24Vを整流素子で整流することによってVLPを生成する整流回路を含んでいる。VLPは、遊技効果ランプ9等の発光体を点灯するための電源電圧として用いられる。加えて、直流電圧生成回路302は、例えばVSLに基づいてVDDおよびVCCを生成するDC-DCコンバータを含んでいる。このDC-DCコンバータは、例えば1つ又は複数のスイッチングレギュレータと、そのスイッチングレギュレータの入力側に接続された比較的大容量のコンデンサとを含み、外部からパチンコ遊技機1への電力供給が停止したときに、VSL、VDD、VBB等の直流電圧が比較的緩やかに低下するように構成されたものであればよい。VDDは、例えば図2に示すゲートスイッチ21、第1及び第2始動口スイッチ22A、22B、カウントスイッチ23といった、遊技媒体を検出する各種スイッチに供給され、これらのスイッチを作動させるために用いられる。

10

【0073】

図3に示すように、変圧回路301から出力されたAC24Vは、例えば所定のコネクタや電源ラインを介して、払出制御基板15へと伝送される。VLPは、例えば所定のコネクタや電源ラインを介して、ランプ制御基板14へと伝送される。VSL、VDD及びVCCは、例えば所定のコネクタや電源ラインを介して、主基板11、ランプ制御基板14及び払出制御基板15へと伝送される。VBBは、例えば所定のコネクタや電源ラインを介して、主基板11及び払出制御基板15へと伝送される。なお、演出制御基板12及び音声制御基板13には、ランプ制御基板14を経由して各電圧が供給されればよい。あるいは、演出制御基板12及び音声制御基板13には、ランプ制御基板14を経由することなく、電源基板10から直接に各電圧が供給されてもよい。

20

【0074】

電源監視回路303は、例えば停電監視リセットモジュールICを用いて構成され、電源断信号を出力する電源監視手段を実現する回路である。例えば、電源監視回路303は、パチンコ遊技機1において用いられる所定電源電圧（一例としてVSL）が所定値（一例として+22V）を超えると、オフ状態（ハイレベル）の電源断信号を出力する。その一方で、所定電源電圧が所定値以下になった期間が、予め決められている時間（一例として56ミリ秒）以上継続したときに、オン状態（ローレベル）の電源断信号を出力する。あるいは、電源監視回路303は、パチンコ遊技機1において用いられる所定電源電圧が所定値以下になると、直ちにオン状態の電源断信号を出力するようにしてもよい。電源断信号は、例えばローレベルとなることでオン状態となりハイレベルとなることでオフ状態となる負論理の電気信号であればよい。電源監視回路303から出力された電源断信号は、例えば電源基板10に搭載された出力ドライバ回路によって増幅された後に所定のコネクタや信号ラインを介して、主基板11や払出制御基板15へと伝送される。なお、電源断信号は、払出制御基板15を介して主基板11へと伝送されるようにしてもよい。

30

40

【0075】

電源断信号を出力するための監視対象となる所定電源電圧は、例えば電源電圧VSLといった、スイッチ作動用の電源電圧VDDにおける規定値（一例として+12V）よりも高い電圧であることが好ましい。これにより、スイッチ作動用の電源電圧VDDが低下して各種スイッチ（例えばゲートスイッチ21、第1及び第2始動口スイッチ22A、22B、カウントスイッチ23など）の動作状態が不安定となる以前に、電源断信号を出力する（オン状態にする）ことで、各種スイッチによる誤検出に基づく遊技制御の進行を防止できる。すなわち、スイッチ作動用の電源電圧VDDが低下すると負論理（ローレベルでオン状態となる）のスイッチ出力がオン状態となるものの、電源電圧VDDよりも早く低下する電源電圧VSLを監視して電力供給の停止を認識することで、スイッチ出力がオン

50

状態となる以前に、電源復旧待ちの状態となってスイッチ出力を検出しない状態となることができる。

【0076】

電源電圧VSLなどを主基板11、ランプ制御基板14及び払出制御基板15へと伝送する電源ラインには、大容量のコンデンサが接続されていてもよい。これに対して、電源電圧VSLを監視対象とするために電源監視回路303へと伝送する入力ラインには、このようなコンデンサが接続されていなくてもよい。この場合、監視対象となる電源監視回路303への入力ラインにおける電源電圧VSLは、コンデンサが接続された電源ラインにおける電源電圧VSLより早く低下する。すなわち、監視対象の電源電圧VSLが低下し始めた後でも、所定期間は、ソレノイドやモータなどに供給される電源ラインにおける電源電圧VSLの供給状態が維持される。したがって、監視対象となる電源電圧VSLが低下し始める場合でも、所定期間は、ソレノイドやモータなどを駆動可能な状態とすることができる。また、電源ラインにおける電源電圧VSLが低下し始める前に、電力供給の停止を認識することができる。

10

【0077】

なお、ソレノイド駆動用の電源電圧VSLに代えて、例えば発光体点灯用の電源電圧VLPといった、スイッチ作動用の電源電圧VDDにおける規定値よりも高い任意の電源電圧を監視対象として、電源断信号を出力するようにしてもよい。また、外部からパチンコ遊技機1に供給される電力の供給停止を検出するための条件としては、パチンコ遊技機1において用いられる所定電源電圧が所定値以下になったことに限られず、外部からの電力が途絶えたことを検出できる任意の条件であればよい。例えば、AC24V等の交流波そのものを監視して交流波が途絶えたことを検出条件としてもよいし、交流波をデジタル化した信号を監視して、デジタル信号が平坦になったことをもって交流波が途絶えたことの検出条件としてもよい。

20

【0078】

電源監視回路303は、例えば所定電源電圧（一例としてVCC）が所定値（一例として+4.5V）以下になったときに、リセット信号を出力してもよい。リセット信号は、例えばローレベルとなることでオン状態となる電気信号であればよい。電源監視回路303から出力されたリセット信号は、例えば電源基板10に搭載された出力ドライバ回路によって増幅された後に所定のコネクタや信号ラインを介して、主基板11、ランプ制御基板14及び払出制御基板15へと伝送される。演出制御基板12には、ランプ制御基板14を経由してリセット信号が伝送されればよい。あるいは、演出制御基板12に対しても、ランプ制御基板14を経由せずにリセット信号が直接に伝送されるようにしてもよい。さらに、リセット信号を出力する回路は、電源監視回路303とは別個に設けられたウォッチドッグタイマ内蔵IC、あるいはシステムリセットICなどを用いて構成されてもよい。

30

【0079】

パチンコ遊技機1への電力供給が停止するときには、電源監視回路303が、電源断信号を出力（ローレベルに設定）してから所定期間が経過したときに、リセット信号を出力（ローレベルに設定）する。ここでの所定期間は、例えば図2に示す主基板11に搭載されている遊技制御用マイクロコンピュータ100及び払出制御基板15に搭載されている払出制御用マイクロコンピュータ150が、所定の電源断処理を実行するのに十分な時間であればよい。すなわち、電源監視回路303は、給電中信号としての電源断信号を出力した後、遊技制御用マイクロコンピュータ100及び払出制御用マイクロコンピュータ150が所定の電源断処理を実行完了してから、動作停止信号としてのリセット信号を出力（ローレベルに設定）する。電源監視回路303から出力されたリセット信号を受信した遊技制御用マイクロコンピュータ100や払出制御用マイクロコンピュータ150は、動作停止状態となり、各種の制御処理の実行が停止される。また、パチンコ遊技機1への電力供給が開始され、例えば所定電源電圧（一例としてVCC）が所定値（一例として+4.5V）を超えたときに、電源監視回路303はリセット信号の出力を停止（ハイレベル

40

50

に設定)する。

【0080】

図4は、パチンコ遊技機1への電力供給が開始されたとき、及び電力供給が停止するときにおける、AC24V、VSL、VCC、リセット信号及び電源断信号の状態を、模式的に示すタイミング図である。図4に示すように、パチンコ遊技機1への電力供給が開始されたときに、VSL及びVCCは徐々に規定値(直流+30V及び直流+5V)に達する。このとき、VCCが第1の所定値を超えると、電源監視回路303はリセット信号の出力を停止(ハイレベルに設定)してオフ状態とする。また、VSLが第2の所定値を超えると、電源監視回路303は電源断信号の出力を停止(ハイレベルに設定)してオフ状態とする。他方、パチンコ遊技機1への電力供給が停止するときに、VSL及びVCCは徐々に低下する。このとき、VSLが第2の所定値にまで低下すると、電源監視回路303は電源断信号をオン状態として出力(ローレベルに設定)する。また、VCCが第1の所定値にまで低下すると、電源監視回路303はリセット信号をオン状態として出力(ローレベルに設定)する。

10

【0081】

図3に示す電源基板10が備えるクリアスイッチ304は、例えば押しボタン構造を有し、押下などの操作に応じてクリア信号を出力する。クリア信号は、例えば押下などの操作に応じてローレベルとなることでオン状態となる電気信号であればよい。あるいは、クリア信号は、例えば押下などの操作に応じてハイレベルとなることでオン状態となる電気信号であってもよい。クリアスイッチ304から出力されたクリア信号は、例えば所定のコネクタや信号ラインを介して、主基板11へと伝送され、主基板11から払出制御基板15へと伝送される。また、クリアスイッチ304の操作がなされていないときには、クリア信号の出力を停止(ハイレベルあるいはローレベルに設定)する。なお、クリアスイッチ304は、押しボタン構造以外の他の構成(例えばスライドスイッチ構造やトグルスイッチ構造、ダイヤルスイッチ構造など)であってもよい。

20

【0082】

主基板11は、メイン側の制御基板であり、パチンコ遊技機1における遊技の進行を制御するための各種回路が搭載されている。主基板11は、主として、特図ゲームにおいて用いる乱数の設定機能、所定位置に配設されたスイッチ等からの信号の入力を行う機能、演出制御基板12や払出制御基板15などからなるサブ側の制御基板に宛てて、指令情報の一例となる制御コマンドを制御信号として出力して送信する機能、ホールの管理コンピュータに対して各種情報を出力する機能などを備えている。また、主基板11は、第1特別図柄表示装置4Aと第2特別図柄表示装置4Bを構成する各LED(例えばセグメントLED)などの点灯/消灯制御を行って第1特図や第2特図の可変表示を制御することや、普通図柄表示器20の点灯/消灯/発色制御などを行って普通図柄表示器20による普通図柄の可変表示を制御することといった、所定の表示図柄の可変表示を制御する機能も備えている。主基板11は、例えば図2に示すように、遊技制御用マイクロコンピュータ100と、制御用クロック生成回路111と、乱数用クロック生成回路112と、スイッチ回路114と、ソレノイド回路115とを備えている。また、主基板11には、遊技開始スイッチ31が設置されていてもよい。

30

40

【0083】

ここで、制御用クロック生成回路111は、遊技制御用マイクロコンピュータ100の外部にて、所定周波数の発振信号となる制御用クロックCLKを生成する。制御用クロック生成回路111により生成された制御用クロックCLKは、例えば図6に示すような遊技制御用マイクロコンピュータ100の制御用外部クロック端子EXCを介してクロック回路502に供給される。乱数用クロック生成回路112は、遊技制御用マイクロコンピュータ100の外部にて、制御用クロックCLKの発振周波数とは異なる所定周波数の発振信号となる乱数用クロックRCLKを生成する。乱数用クロック生成回路112により生成された乱数用クロックRCLKは、例えば図6に示すような遊技制御用マイクロコンピュータ100の乱数用外部クロック端子ERCを介して乱数回路509に供給さ

50

れる。一例として、乱数用クロック生成回路 1 1 2 により生成される乱数用クロック R C L K の発振周波数は、制御用クロック生成回路 1 1 1 により生成される制御用クロック C C L K の発振周波数以下となるようにすればよい。あるいは、乱数用クロック生成回路 1 1 2 により生成される乱数用クロック R C L K の発振周波数は、制御用クロック生成回路 1 1 1 により生成される制御用クロック C C L K の発振周波数よりも高周波となるようにしてもよい。

【0084】

スイッチ回路 1 1 4 は、遊技球検出用の各種スイッチなどからの検出信号を取り込んで遊技制御用マイクロコンピュータ 1 0 0 に伝送する。ソレノイド回路 1 1 5 は、遊技制御用マイクロコンピュータ 1 0 0 からのソレノイド駆動信号をソレノイド 8 1、8 2 に伝送する。遊技開始スイッチ 3 1 は、例えば押しボタン構造を有し、パチンコ遊技機 1 において遊技機用枠 3 を閉じて遊技者が通常遊技を行う状態でパチンコ遊技機 1 の外部から触れることのできない所定箇所に配設されていればよい。そして、例えばパチンコ遊技機 1 の電源投入時やシステムリセット時などに、パチンコ遊技機 1 の初期設定を行った後に遊技開始を指示するために操作される。なお、遊技開始スイッチ 3 1 は、押しボタン構造以外の他の構成（例えばスライドスイッチ構造やトグルスイッチ構造、ダイヤルスイッチ構造など）であってもよい。

【0085】

図 2 に示すように、主基板 1 1 には、ゲートスイッチ 2 1、第 1 始動口スイッチ 2 2 A、第 2 始動口スイッチ 2 2 B 及びカウントスイッチ 2 3 からの検出信号を伝送する配線が接続されている。なお、ゲートスイッチ 2 1、第 1 始動口スイッチ 2 2 A、第 2 始動口スイッチ 2 2 B 及びカウントスイッチ 2 3 は、例えばセンサと称されるものなどのように、遊技媒体としての遊技球を検出できる任意の構成を有するものであればよい。また、主基板 1 1 には、第 1 特別図柄表示装置 4 A や第 2 特別図柄表示装置 4 B、普通図柄表示器 2 0、第 1 保留表示器 2 5 A、第 2 保留表示器 2 5 B、普通図柄保留表示器 2 5 C などの表示制御を行うための指令信号を伝送する配線が接続されている。さらに、主基板 1 1 には、普通電動役物用のソレノイド 8 1 や大入賞口扉用のソレノイド 8 2 などの駆動制御を行うための指令信号を伝送する配線が接続されている。

【0086】

主基板 1 1 と演出制御基板 1 2 との間では、例えば主基板 1 1 から中継基板 1 8 を介して演出制御基板 1 2 へと向かう単一方向のみでシリアル通信などを行うことにより、各種の制御コマンドが伝送される。演出制御基板 1 2 は、主基板 1 1 とは独立したサブ側の制御基板であり、中継基板 1 8 を介して主基板 1 1 から送信された制御コマンドを受信して、画像表示装置 5、スピーカ 8 L、8 R 及び遊技効果ランプ 9 等の発光体といった演出用の電気部品（演出装置）を制御するための各種回路が搭載されている。すなわち、演出制御基板 1 2 は、画像表示装置 5 における表示動作や、スピーカ 8 L、8 R からの音声出力動作、遊技効果ランプ 9 等の発光体における点灯動作及び消灯動作などを制御する機能を備えている。演出制御基板 1 2 には、音声制御基板 1 3 やランプ制御基板 1 4 に制御信号を伝送する配線や、画像表示装置 5 に画像データ信号を伝送する配線などが接続されている。

【0087】

主基板 1 1 には、例えば中継基板 1 8 に対応して主基板側コネクタが設けられるとともに、この主基板側コネクタと遊技制御用マイクロコンピュータ 1 0 0 との間に、出力バッファ回路が接続されていてもよい。この出力バッファ回路は、例えば主基板 1 1 から中継基板 1 8 を介して演出制御基板 1 2 へ向かう方向にのみ制御信号を通過させることができ、中継基板 1 8 から主基板 1 1 への信号の入力を阻止する。したがって、演出制御基板 1 2 や中継基板 1 8 の側から主基板 1 1 の側に信号が伝わる余地はない。なお、主基板 1 1 と演出制御基板 1 2 との間に中継基板 1 8 を設けない構成としてもよい。これにより、主基板 1 1 と演出制御基板 1 2 との間における配線引き回しの自由度を高めることができる。

【0088】

中継基板18には、例えば主基板11から演出制御基板12に対して制御信号を送送するための配線に、伝送方向規制回路が設けられていればよい。伝送方向規制回路は、主基板11対応の主基板用コネクタにアノードが接続されるとともに演出制御基板12対応の演出制御基板用コネクタにカソードが接続されたダイオードと、一端がダイオードのカソードに接続されるとともに他端がグランド（GND）接続された抵抗とから構成されている。この構成により、伝送方向規制回路は、演出制御基板12から中継基板18への信号の入力を阻止して、主基板11から演出制御基板12へ向かう方向にのみ信号を通過させることができる。したがって、演出制御基板12の側から主基板11側に信号が伝わる余地はない。この実施の形態では、中継基板18において制御信号を送送するための配線に伝送方向規制回路を設けるとともに、主基板11にて遊技制御用マイクロコンピュータ100と主基板側コネクタの間に出力バッファ回路を設けることで、外部から主基板11への不正な信号の入力を防止することができる。

10

【0089】

主基板11と払出制御基板15との間では、例えば双方向でシリアル通信を行うことにより、各種の制御コマンドや通知信号が伝送される。払出制御基板15は、主基板11とは独立したサブ側の制御基板であり、主基板11から送信された制御コマンドや通知信号を受信して、払出モータ51による遊技球の払出動作を制御するための各種回路が搭載されている。すなわち、払出制御基板15は、払出モータ51による賞球の払出動作を制御する機能を備えている。また、払出制御基板15は、例えばインタフェース基板を介したカードユニットとの通信結果に応じて払出モータ51の駆動制御を行って、球貸し動作を制御する機能を備えていてもよい。払出制御基板15には、満タンスイッチ26や球切れスイッチ27からの検出信号を受信するための配線や、払出モータ位置センサ71や払出カウントスイッチ72、エラー解除スイッチ73からの検出信号を受信するための配線が接続されている。加えて、払出制御基板15には、払出モータ51における遊技球の払出制御を行うための指令信号を送信するための配線や、エラー表示用LED74における表示制御を行うための指令信号を送信するための配線、インタフェース基板を介してカードユニットとの間で通信を行うための配線などが接続されている。

20

【0090】

ここで、満タンスイッチ26は、例えば遊技盤2の背面下方にて打球供給皿と余剰球受皿の間を連通する余剰球通路の側壁に設置され、余剰球受皿の満タンを検出するためのものである。賞球又は球貸し要求に基づく遊技球が多数払い出されて打球供給皿が満杯になり、遊技球が連絡口に到達した後、さらに遊技球が払い出されると、遊技球は余剰球通路を経て余剰球受皿へと導かれる。さらに遊技球が払い出されると、例えば所定の感知レバーが満タンスイッチ26を押圧してオンする。

30

【0091】

また、球切れスイッチ27は、例えば遊技盤2の背面にて遊技球を払出モータ51が設置された払出装置へと誘導する誘導レールの下流に設置され、誘導レールの下流にてカーブ樋を介して連通された2列の球通路内における遊技球の有無を検出するためのものである。一例として、球切れスイッチ27は、球通路に27～28個の遊技球が存在することを検出できるような位置に係止片によって係止され、球貸しの一単位の最大払出個数（例えば100円分に相当する25個）以上が確保されていることを確認可能にする。なお、誘導レールは、遊技盤2の背面上方にて補給球としての遊技球を貯留する貯留タンクからの遊技球を払出装置へと誘導するものであり、球通路の下部には、払出モータ51が設置された払出装置が固定されている。

40

【0092】

エラー解除スイッチ73は、払出制御用マイクロコンピュータ150が所定のエラー状態に制御されているときに、ソフトウェアリセットによって、そのエラー状態を解除するためのスイッチである。エラー表示用LED74は、例えば7セグメントLEDにより構成され、払出制御用マイクロコンピュータ150にてセットされたエラーフラグなどに基

50

づいて、各種のエラーに対応するエラーコードを表示するためのものである。

【0093】

図2に示す発射制御基板17は、操作ノブ30の操作量に応じて、所定の発射装置による遊技球の発射動作を制御するためのものである。発射制御基板17には、例えば電源基板10あるいは主基板11からの駆動信号を送送する配線や、払出制御基板15及びインタフェース基板を介してカードユニットからの接続信号を送送する配線、及び操作ノブ30からの配線が接続されるとともに、発射モータ61への配線が接続されている。なお、カードユニットからの接続信号は、払出制御基板15にて分岐されて発射制御基板17に伝送されてもよいし、カードユニットからインタフェース基板を介し、払出制御基板15を経由せずに発射制御基板17に伝送されてもよい。発射制御基板17は、操作ノブ30の操作量に対応して発射モータ61の駆動力を調整する。発射モータ61は、例えば発射制御基板17により調整された駆動力により発射バネを弾性変形させ、発射バネの付勢力を打撃ハンマに伝達して遊技球を打撃することにより、遊技球を操作ノブ30の操作量に対応した速度で遊技領域に向けて発射させる。

10

【0094】

中継基板18を介して主基板11から演出制御基板12へと送信される制御コマンドは、例えば電気信号として伝送される演出制御コマンドである。この実施の形態において、演出制御コマンドは、主基板11に搭載された遊技制御用マイクロコンピュータ100が備えるCPU505（図6参照）によって送信設定が行われ、その設定に基づいて遊技制御用マイクロコンピュータ100が備えるシリアル通信回路511（図6参照）の第2チャンネル送信回路により、演出制御基板12に対して送信される。以下の説明では、主基板11から演出制御基板12に対する演出制御コマンドの送信動作に、こうした遊技制御用マイクロコンピュータ100に設けられたCPU505やシリアル通信回路511による一連の動作が含まれているものとする。この場合、演出制御基板12の側では、例えば演出制御用マイクロコンピュータ120のCPUが、主基板11から伝送されたシリアル信号形式の通信データを受信した際に発生する受信割込み要求に基づく割込み処理を実行することにより、演出制御コマンドを取り込んで所定のバッファ（例えば演出用受信コマンドバッファ）等に格納してもよい。なお、演出制御コマンドは、複数本の信号線（例えば8本の演出制御信号線）で主基板11から中継基板18を介し演出制御基板12に対して送信されてもよい。この場合には、演出制御コマンドを送信するための信号線に加えて、演出制御コマンドの取込みを要求する取込信号（演出制御INT信号）を送信するための信号線が配線されてもよい。

20

30

【0095】

演出制御コマンドには、例えば画像表示装置5における画像表示動作を制御するために用いられる表示制御コマンドや、スピーカ8L、8Rからの音声出力を制御するために用いられる音声制御コマンド、遊技効果ランプ9といった発光体の点灯動作などを制御するために用いられるランプ制御コマンドが含まれている。図5（A）は、この実施の形態で用いられる表示制御コマンドの内容の一例を示す説明図である。表示制御コマンドは、例えば2バイト構成であり、1バイト目はMODE（コマンドの分類）を示し、2バイト目はEXT（コマンドの種類）を表す。MODEデータの先頭ビット（ビット番号[7]）は必ず“1”とされ、EXTデータの先頭ビットは“0”とされる。なお、図5（A）に示された表示制御コマンドの形態は一例であって、他のコマンド形態を用いてもよい。また、この例では、表示制御コマンドが2バイト構成であるとしているが、表示制御コマンドを構成するバイト数は、1であってもよいし、3以上の複数であってもよい。

40

【0096】

図5（A）に示す例において、コマンド8001Hは、第1特別図柄表示装置4Aによる特図ゲームにおける第1特図の変動開始を指定する第1変動開始コマンドである。コマンド8002Hは、第2特別図柄表示装置4Bによる特図ゲームにおける第2特図の変動開始を指定する第2変動開始コマンドである。コマンド81XXHは、特図ゲームにおける特別図柄の可変表示に対応して画像表示装置5における「左」、「中」、「右」の各飾

50

り図柄表示部 5 L、5 C、5 R で可変表示される飾り図柄などの変動パターンを指定する変動パターン指定コマンドである。ここで、X X H は不特定の 16 進数であることを示し、演出制御コマンドによる指示内容に応じて任意に設定される値であればよい。変動パターン指定コマンドでは、指定する変動パターンなどに応じて、異なる E X T データが設定される。

【0097】

この実施の形態では、第 1 及び第 2 変動開始コマンドと、変動パターン指定コマンドとを、互いに別個の演出制御コマンドとして用意している。これに対して、第 1 特図及び第 2 特図のいずれが変動開始となるかの指定内容と、変動パターンの指定内容とを、1 つの演出制御コマンドにより特定可能となるように構成してもよい。一例として、変動開始となる特別図柄（第 1 特図あるいは第 2 特図）と変動パターンとの組合せに対応して E X T データが設定される演出制御コマンドを用意して、その演出制御コマンドにより、変動開始となる特別図柄と変動パターンとを特定できるようにしてもよい。ここで、変動開始となる特別図柄と変動パターンとを 1 つの演出制御コマンドにより特定可能となるように構成した場合には、1 つの変動パターンに対して、変動開始となる特別図柄（第 1 特図あるいは第 2 特図）に応じた 2 種類の演出制御コマンドを用意しなければならないことがある。これに対して、変動開始となる特別図柄を指定する演出制御コマンドと、変動パターンを指定する演出制御コマンドとを別個に用意すれば、変動開始となる特別図柄に対応した 2 種類の演出制御コマンドと、変動パターンの種類数に対応した個数の演出制御コマンドとを用意すればよく、予め用意するコマンドの種類や、コマンドテーブルの記憶容量などを、削減することができる。

【0098】

コマンド 8 C X X H は、特別図柄や飾り図柄などの可変表示結果を指定する可変表示結果通知コマンドである。可変表示結果通知コマンドでは、例えば図 5 (B) に示すように、可変表示結果が「ハズレ」、「大当たり」、「小当たり」のいずれとなるかの事前決定結果、また、可変表示結果が「大当たり」となる場合における大当たり種別が「非確変」、「確変」、「突確」のいずれとなるかの大当たり種別決定結果に対応して、異なる E X T データが設定される。より具体的には、コマンド 8 C 0 0 H は、可変表示結果が「ハズレ」となる旨の事前決定結果を示す第 1 可変表示結果通知コマンドである。コマンド 8 C 0 1 H は、可変表示結果が「大当たり」となる場合における大当たり種別が「非確変」となる旨の事前決定結果及び大当たり種別決定結果を示す第 2 可変表示結果通知コマンドである。コマンド 8 C 0 2 H は、可変表示結果が「大当たり」となる場合における大当たり種別が「確変」となる旨の事前決定結果及び大当たり種別決定結果を示す第 3 可変表示結果通知コマンドである。コマンド 8 C 0 3 H は、可変表示結果が「大当たり」となる場合における大当たり種別が「突確」となる旨の事前決定結果及び大当たり種別決定結果を示す第 4 可変表示結果通知コマンドである。コマンド 8 C 0 4 H は、可変表示結果が「小当たり」となる旨の事前決定結果を示す第 5 可変表示結果通知コマンドである。

【0099】

この実施の形態では、変動パターン指定コマンドと可変表示結果通知コマンドとを、互いに別個の演出制御コマンドとして用意している。これに対して、変動パターン指定コマンドに示される変動パターンと、可変表示結果通知コマンドに示される可変表示結果とを、1 つの演出制御コマンドにより特定可能となるように構成してもよい。一例として、変動パターンと可変表示結果（「ハズレ」、「大当たり」及び「小当たり」のいずれかと、「大当たり」となる場合における大当たり種別）との組合せに対応して E X T データが設定される演出制御コマンドを用意して、その演出制御コマンドにより、変動パターンと可変表示結果を特定可能な情報が伝送されるようにしてもよい。あるいは、3 つ以上の演出制御コマンドにより、変動パターンと可変表示結果とを特定できるようにしてもよい。ここで、変動パターンと可変表示結果とを 1 つの演出制御コマンドにより特定可能となるように構成した場合には、1 つの変動パターンに対して、複数種類の可変表示結果に応じた複数種類の演出制御コマンドを用意しなければならないことがある。これに対して、変動パターン

を指定する演出制御コマンドと、可変表示結果を通知する演出制御コマンドとを別個に用意すれば、変動パターンの種類数に対応した個数の演出制御コマンドと、可変表示結果の種類数に対応した個数の演出制御コマンドとを用意すればよく、予め用意するコマンドの種類や、コマンドテーブルの記憶容量などを、削減することができる。

【0100】

コマンド8F00Hは、画像表示装置5における「左」、「中」、「右」の各飾り図柄表示部5L、5C、5Rで飾り図柄の可変表示の停止を指定する飾り図柄停止コマンドである。なお、飾り図柄停止コマンドは、主基板11から演出制御基板12に対して伝送されないようにしてもよい。この場合には、変動パターン指定コマンドで指定された変動パターンに対応する可変表示時間を、演出制御基板12の側で特定し、飾り図柄の可変表示を開始してからの経過時間が可変表示時間に達したときに、主基板11からの演出制御コマンドを受信しなくても、確定飾り図柄を完全停止表示して可変表示結果を確定させるようにしてもよい。

10

【0101】

A0XXHは、大当り遊技状態や小当り遊技状態の開始を示す演出画像の表示を指定する当り開始指定コマンド（「ファンファーレコマンド」ともいう）である。当り開始指定コマンドでは、例えば可変表示結果通知コマンドと同様のEXTデータが設定されることなどにより、事前決定結果や大当り種別決定結果に応じて異なるEXTデータが設定される。あるいは、当り開始指定コマンドでは、事前決定結果や大当り種別決定結果と設定されるEXTデータとの対応関係を、可変表示結果通知コマンドにおける対応関係とは異ならせるようにしてもよい。

20

【0102】

コマンドA1XXHは、大当り遊技状態や小当り遊技状態に対応して、各ラウンドや可変入賞動作で大入賞口が開放状態となっている期間における演出画像の表示を指定する大入賞口開放中指定コマンドである。コマンドA2XXHは、大当り遊技状態や小当り遊技状態に対応して、各ラウンドや可変入賞動作の終了により大入賞口が開放状態から閉鎖状態に変化した期間における演出画像（例えばラウンド間のインターバルにおける演出画像）の表示を指定する大入賞口開放後指定コマンドである。大入賞口開放中指定コマンドや大入賞口開放後指定コマンドでは、例えば15ラウンド大当り状態におけるラウンドの実行回数（例えば「1」～「15」）や、2ラウンド大当り状態におけるラウンドや小当り遊技状態における可変入賞動作の実行回数（例えば「1」又は「2」）に対応して、異なるEXTデータが設定される。なお、15ラウンド大当り状態であるか、2ラウンド大当り状態や小当り遊技状態であるかに応じて、大入賞口開放中指定コマンドや大入賞口開放後指定コマンドを別個に用意してもよい。これに対して、15ラウンド大当り状態と2ラウンド大当り状態、小当り遊技状態で共通の大入賞口開放中指定コマンドや大入賞口開放後指定コマンドを用いることにより、演出制御コマンドの種類数を削減することができる。また、大当り遊技状態や小当り遊技状態では、各ラウンドや可変入賞動作で大入賞口が開放状態となっている期間であるか、各ラウンドや可変入賞動作の終了により大入賞口が開放状態から閉鎖状態に変化した期間であるかに関わりなく、大当り遊技状態や小当り遊技状態の開始時点から終了時点まで継続的な演出動作が実行されるようにしてもよい。さらに、小当り遊技状態では、大入賞口開放中指定コマンドや大入賞口開放後指定コマンドの伝送が行われないようにしてもよい。

30

40

【0103】

コマンドA3XXHは、大当り遊技状態や小当り遊技状態の終了時における演出画像の表示を指定する当り終了指定コマンドである。当り終了指定コマンドでは、例えば可変表示結果通知コマンドや当り開始指定コマンドと同様のEXTデータが設定されることなどにより、事前決定結果や大当り種別決定結果に応じて異なるEXTデータが設定される。あるいは、当り終了指定コマンドでは、事前決定結果や大当り種別決定結果と設定されるEXTデータとの対応関係を、可変表示結果通知コマンドや当り開始指定コマンドにおける対応関係とは異ならせるようにしてもよい。

50

【0104】

コマンドB001Hは、普通入賞球装置6Aが形成する第1始動入賞口に遊技球が入賞したに基づき、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームを実行するための第1始動条件が成立したことを通知する第1始動口入賞指定コマンドである。コマンドB002Hは、普通可変入賞球装置6Bが形成する第2始動入賞口に遊技球が入賞したに基づき、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームを実行するための第2始動条件が成立したことを通知する第2始動口入賞指定コマンドである。

【0105】

コマンドC0XXHは、画像表示装置5の表示領域に設けられた始動入賞記憶表示部5Hなどにて特図保留記憶数を特定可能に表示するために、第1特図保留記憶数と第2特図保留記憶数との合計値である合計保留記憶数を通知する保留記憶数通知コマンドである。保留記憶数通知コマンドは、例えば第1始動条件と第2始動条件のいずれかが成立したことに対応して、第1始動口入賞指定コマンドと第2始動口入賞指定コマンドのいずれかが送信されたことに続いて、主基板11から演出制御基板12に対して送信される。保留記憶数通知コマンドでは、例えば図34に示す第1特図保留記憶部591Aにおける保留データと第2特図保留記憶部591Bにおける保留データの総記憶数（例えば「1」～「8」）、あるいは、始動データ記憶部591Cにおける始動データの総記憶数（例えば「1」～「8」）に対応して、異なるEXTデータが設定される。これにより、演出制御基板12の側では、第1始動条件と第2始動条件のいずれかが成立したときに、主基板11から伝送された保留記憶数通知コマンドを受信して、第1特図保留記憶部591Aと第2特図保留記憶部591Bにおける保留データの総記憶数を特定することができる。

【0106】

この実施の形態では、第1及び第2始動口入賞指定コマンドと保留記憶数指定コマンドとを、互いに別個の演出制御コマンドとして用意している。これに対して、第1始動条件及び第2始動条件のいずれが成立したかの通知内容と、合計保留記憶数の通知内容とを、1つの演出制御コマンドにより特定可能となるように構成してもよい。一例として、成立した始動条件（第1始動条件あるいは第2始動条件）と合計保留記憶数との組合せに対応してEXTデータが設定される演出制御コマンドを用意して、その演出制御コマンドにより、成立した始動条件と合計保留記憶数とを特定できるようにしてもよい。ここで、第1始動条件と第2始動条件のいずれが成立したかを、合計保留記憶数とともに1つの演出制御コマンドで特定可能とする場合には、例えば合計保留記憶数の上限値が「8」である場合に、第1始動条件と第2始動条件のそれぞれが成立した場合に対応して8種類ずつの合計16種類の演出制御コマンドを用意しなければならない。これに対して、第1始動条件と第2始動条件のいずれが成立したかを特定可能な演出制御コマンドと、合計保留記憶数を特定可能な演出制御コマンドとを別個に用意すれば、第1始動条件と第2始動条件のそれぞれを特定可能な2種類の演出制御コマンドと、合計保留記憶数を特定可能な8種類の演出制御コマンドとからなる、合計10種類の演出制御コマンドを用意すればよく、予め用意するコマンドの種類や、コマンドテーブルの記憶容量などを、削減することができる。

【0107】

主基板11から払出制御基板15に対して送信される制御コマンドは、例えば電気信号として伝送される払出制御コマンドである。なお、払出制御コマンドは、主基板11に搭載された遊技制御用マイクロコンピュータ100が備えるCPU505（図6参照）によって払出制御コマンドを送信するための設定が行われ、その設定に基づいて遊技制御用マイクロコンピュータ100が備えるシリアル通信回路511（図6参照）の第1チャネル送受信回路により払出制御基板15に対して送信されるものである。以下の説明では、主基板11から払出制御基板15に対する払出制御コマンドの送信動作に、こうした遊技制御用マイクロコンピュータ100に設けられたCPU505やシリアル通信回路511による一連の動作が含まれているものとする。また、払出制御基板15から主基板11に対

しては、例えば電気信号としての払出通知コマンドなどが送信される。なお、払出通知コマンドは、払出制御基板15に搭載された払出制御用マイクロコンピュータ150が備えるCPUによって払出通知コマンドを送信するための設定が行われ、その設定に基づいて払出制御用マイクロコンピュータ150が備えるシリアル通信回路により主基板11に対して送信されるものである。以下の説明では、払出制御基板15から主基板11に対する払出通知コマンドの送信動作に、こうした払出制御用マイクロコンピュータ150に設けられたCPUやシリアル通信回路による一連の動作が含まれているものとする。加えて、以下の説明では、主基板11及び払出制御基板15のいずれか一方から他方に対する所定動作の指令だけでなく、一方での動作状態を他方に通知する通知信号も、払出制御コマンドや払出通知コマンドに含まれるものとする。

10

【0108】

主基板11から払出制御基板15に対して送信される払出制御コマンドには、払出数指定コマンドやACKフィードバックコマンドが含まれていればよい。払出数指定コマンドは、払い出すべき賞球の数を示すコマンドである。ACKフィードバックコマンドは、払出制御基板15から主基板11に対して送信された賞球ACKコマンドを主基板11の側で受信したことを示す受信確認受付信号となる。

【0109】

払出制御基板15から主基板11に対して送信される払出通知コマンドには、賞球ACKコマンド、払出エラー通知コマンド、払出エラー解除コマンドが含まれていればよい。賞球ACKコマンドは、主基板11から払出制御基板15に対して送信された払出数指定コマンドを払出制御基板15の側で受信したことを示す受信確認信号となる。払出エラー通知コマンドは、払出制御基板15の側において遊技球の払出に関わる異常が発生した旨を主基板11の側に通知するコマンドである。払出エラー解除コマンドは、払出制御基板15の側で発生したエラーが解除された旨を主基板11の側に通知するコマンドである。

20

【0110】

なお、主基板11と払出制御基板15との間では、シリアル通信によりコマンドを送受信するものに限定されず、複数本の信号線を用いたパラレル通信によりコマンドを送受信してもよい。また、払出制御基板15から主基板11に対して送信される払出エラー通知コマンドや払出エラー解除コマンドに代えて、払出制御基板15におけるエラーの発生状態を示す払出エラー状態信号を、主基板11に設けられた入力ポートの1つに入力してもよい。例えば、払出エラー状態信号は、払出制御基板15にてエラーが発生したときにオン状態となり、エラーが発生していないときや、エラーが解除されたときにオフ状態となる。この場合、主基板11の側では、タイマ割込みの発生毎に払出エラー状態信号を取り込み、その取込結果を記憶しておく。そして、今回のタイマ割込みで取り込んだ信号状態と、前回のタイマ割込みで取り込んで記憶された信号状態との排他的論理和をとることにより、払出エラー状態信号がオフ状態からオン状態に変化したことや（エラー発生時を示す）、オン状態からオフ状態に変化したことを（エラー解除時を示す）、検出できるようにすればよい。払出制御基板15におけるエラー発生時やエラー解除時には、主基板11から演出制御基板12に向け、各々に対応して用意された演出制御コマンドを伝送することなどにより、払出動作にエラーが発生したことを報知する報知動作の開始や終了を、指示するようにしてもよい。払出エラー状態信号として主基板11に設けられた入力ポートの1つに入力するものに限定されず、例えば満タン信号や球切れ信号、賞球ケースエラー信号、ドア開放信号といった、払出制御基板15に入力される信号を、それぞれ主基板11にも入力して、払出エラー状態信号の場合と同様にエラー発生時やエラー解除時を検出できるようにしてもよい。そして、検出されたエラーの種類に応じた演出制御コマンドを主基板11から演出制御基板12に向けて伝送することなどにより、検出されたエラーに応じた報知動作の開始や終了を、指示するようにしてもよい。

30

40

【0111】

図6は、主基板11に搭載された遊技制御用マイクロコンピュータ100の構成例を示している。図6に示す遊技制御用マイクロコンピュータ100は、例えば1チップマイク

50

ロコンピュータであり、外部バスインタフェース501と、クロック回路502と、固有情報記憶回路503と、リセット／割込みコントローラ504と、CPU（Central Processing Unit）505と、ROM（Read Only Memory）506と、RAM（Random Access Memory）507と、CTC（Counter/Timer Circuit）508と、乱数回路509と、PIP（Parallel Input Port）510と、シリアル通信回路511と、アドレスデコード回路512とを備えて構成される。

【0112】

図7は、遊技制御用マイクロコンピュータ100におけるアドレスマップの一例を示している。図7に示すように、アドレス0000H～アドレス1FFFHの領域は、ROM506に割り当てられ、ユーザプログラムエリアとプログラム管理エリアとを含んでいる。図8（A）は、ROM506におけるプログラム管理エリアの主要部分について、用途や内容の一例を示している。アドレス2000H～アドレス20FFHの領域は、遊技制御用マイクロコンピュータ100の内蔵レジスタに割り当てられる内蔵レジスタエリアである。図8（B）は、内蔵レジスタエリアの主要部分について、用途や内容の一例を示している。アドレス7E00H～アドレス7FFFHの領域は、RAM507に割り当てられたワークエリアであり、I/Oマップやメモリマップに割り付けることができる。アドレスFDD0H～アドレスFDFBHの領域は、アドレスデコード回路512に割り当てられるXCSデコードエリアである。

【0113】

プログラム管理エリアは、CPU505がユーザプログラムを実行するために必要な情報を格納する記憶領域である。図8（A）に示すように、プログラム管理エリアには、ヘッダKHDR、機能設定KFCS、第1乱数初期設定KRS1、第2乱数初期設定KRS2、割込み初期設定KIIS、セキュリティ時間設定KSESなどが、含まれている。

【0114】

プログラム管理エリアに記憶されるヘッダKHDRは、遊技制御用マイクロコンピュータ100における内部データの読出設定を示す。図9（A）は、ヘッダKHDRにおける設定データと動作との対応関係を例示している。ここで、遊技制御用マイクロコンピュータ100では、ROM読出防止機能と、バス出力マスク機能とを設定可能である。ROM読出防止機能は、遊技制御用マイクロコンピュータ100が備えるROM506の記憶データについて、読出動作を許可又は禁止する機能であり、読出禁止に設定された状態では、ROM506の記憶データを読み出すことができない。バス出力マスク機能は、外部バスインタフェース501に接続された外部装置から遊技制御用マイクロコンピュータ100の内部データに対する読出要求があった場合に、外部バスインタフェース501におけるアドレスバス出力、データバス出力及び制御信号出力にマスクをかけることにより、外部装置から内部データの読み出しを不能にする機能である。図9（A）に示すように、ヘッダKHDRの設定データに対応して、ROM読出防止機能やバス出力マスク機能の動作組合せが異なるように設定される。図9（A）に示す設定データのうち、ROM読出が許可されるとともに、バス出力マスクが有効となる設定データは、バス出力マスク有効データともいう。また、ROM読出が禁止されるとともに、バス出力マスクが有効となる設定データ（全て「00H」）は、ROM読出禁止データともいう。ROM読出が許可されるとともに、バス出力マスクが無効となる設定データは、バス出力マスク無効データともいう。

【0115】

プログラム管理エリアに記憶される機能設定KFCSは、遊技制御用マイクロコンピュータ100におけるウォッチドッグタイマ（WDT；Watch Dog Timet）の動作設定や、各種機能兼用端子の使用設定を示す。図9（B）は、機能設定KFCSにおける設定内容の一例を示している。

【0116】

機能設定KFCSのビット番号〔7－5〕は、例えばリセット／割込みコントローラ504における割込み要因として設定可能なウォッチドッグタイマの動作許可／禁止や、許

10

20

30

40

50

可した場合の周期を示している。機能設定K F C Sのビット番号〔4〕は、遊技制御用マイクロコンピュータ100における所定の機能兼用端子（第1兼用端子）を、シリアル通信回路511が使用する第2チャンネル送信端子T X Bとするか、アドレスデコード回路512が使用するチップセレクト出力端子X C S 13とするかを指定するT X B端子設定である。図9（B）に示す例において、機能設定K F C Sのビット番号〔4〕におけるビット値が“0”であれば、第1兼用端子がシリアル通信回路511での第2チャンネル送信に使用される第2チャンネル送信端子T X Bの設定となる。これに対して、そのビット値が“1”であれば、第1兼用端子がアドレスデコード回路512で使用されるチップセレクト出力端子X C S 13の設定となる。この実施の形態では、機能設定K F C Sのビット番号〔4〕を“0”として、第1兼用端子を第2チャンネル送信端子T X Bに設定することにより、演出制御基板12との間でのシリアル通信を可能にする。

10

【0117】

機能設定K F C Sのビット番号〔3〕は、遊技制御用マイクロコンピュータ100における所定の機能兼用端子（第2兼用端子）を、シリアル通信回路511が使用する第1チャンネル送信端子T X Aとするか、アドレスデコード回路512が使用するチップセレクト出力端子X C S 12とするかを示すT X A端子設定である。図9（B）に示す例において、機能設定K F C Sのビット番号〔3〕におけるビット値が“0”であれば、第2兼用端子がシリアル通信回路511での第1チャンネル送信に使用される第1チャンネル送信端子T X Aの設定となる。これに対して、そのビット値が“1”であれば、第2兼用端子がアドレスデコード回路512で使用されるチップセレクト出力端子X C S 12の設定となる。この実施の形態では、機能設定K F C Sのビット番号〔3〕を“0”として、第2兼用端子を第1チャンネル送信端子T X Aに設定することにより、払出制御基板15との間でのシリアル通信を可能にする。

20

【0118】

機能設定K F C Sのビット番号〔2〕は、遊技制御用マイクロコンピュータ100における所定の機能兼用端子（第3兼用端子）を、シリアル通信回路511が使用する第1チャンネル受信端子R X Aとするか、P I P 510が使用する入力ポートP 5とするかを示すR X A端子設定である。図9（B）に示す例において、機能設定K F C Sのビット番号〔2〕におけるビット値が“0”であれば、第3兼用端子がシリアル通信回路511での第1チャンネル受信に使用される第1チャンネル受信端子R X Aの設定となる。これに対して、そのビット値が“1”であれば、第3兼用端子がP I P 510で使用される入力ポートP 5の設定となる。この実施の形態では、機能設定K F C Sのビット番号〔2〕を“0”として、第3兼用端子を第1チャンネル受信端子R X Aに設定することにより、払出制御基板15との間でのシリアル通信を可能にする。

30

【0119】

機能設定K F C Sのビット番号〔1〕は、遊技制御用マイクロコンピュータ100における所定の機能兼用端子（第4兼用端子）を、C P U 505等に接続される外部ノンマスカブル割込み端子X N M Iとするか、P I P 510が使用する入力ポートP 4とするかを示すN M I接続設定である。図9（B）に示す例において、機能設定K F C Sのビット番号〔1〕におけるビット値が“0”であれば、第4兼用端子がC P U 505等に接続される外部ノンマスカブル割込み端子X N M Iの設定となる（C P U接続）。これに対して、そのビット値が“1”であれば、第4兼用端子がP I P 510で使用される入力ポートP 4の設定となる（C P U非接続）。

40

【0120】

機能設定K F C Sのビット番号〔0〕は、遊技制御用マイクロコンピュータ100における所定の機能兼用端子（第5兼用端子）を、C P U 505等に接続される外部マスカブル割込み端子X I N Tとするか、P I P 510が使用する入力ポートP 3とするかを示すX I N T接続設定である。図9（B）に示す例において、機能設定K F C Sのビット番号〔0〕におけるビット値が“0”であれば、第5兼用端子がC P U 505等に接続される外部マスカブル割込み端子X I N Tの設定となる（C P U接続）。これに対して、そのビ

50

ット値が“1”であれば、第5兼用端子がP I P 5 1 0で使用される入力ポートP 3の設定となる（CPU非接続）。

【0121】

プログラム管理エリアに記憶される第1乱数初期設定K R S 1及び第2乱数初期設定K R S 2は、乱数回路509の初期設定を示す。図10（A）は、第1乱数初期設定K R S 1における設定内容の一例を示している。図10（B）は、第2乱数初期設定K R S 2における設定内容の一例を示している。

【0122】

第1乱数初期設定K R S 1のビット番号[3]は、乱数回路509を使用するか否かを示す乱数回路使用設定である。図10（A）に示す例において、第1乱数初期設定K R S 1のビット番号[3]におけるビット値が“0”であれば、乱数回路509を使用しない設定となる一方（未使用）、“1”であれば、乱数回路509を使用する設定となる（使用）。この実施の形態では、第1乱数初期設定K R S 1のビット番号[3]を“1”として、乱数回路509を使用可能に設定する。

【0123】

第1乱数初期設定K R S 1のビット番号[2]は、乱数回路509における乱数値となる数値データの更新に用いられる乱数更新クロックR G K（図15参照）を、内部システムクロックS C L Kとするか、乱数用クロックR C L Kの2分周とするかを示す乱数更新クロック設定である。図10（A）に示す例において、第1乱数初期設定K R S 1のビット番号[2]におけるビット値が“0”であれば、内部システムクロックS C L Kを乱数更新クロックR G Kに用いる設定となる一方、“1”であれば、乱数用クロックR C L Kを2分周して乱数更新クロックR G Kに用いる設定となる。この実施の形態では、第1乱数初期設定K R S 1のビット番号[2]を“1”として、乱数用クロックR C L Kを2分周して乱数更新クロックR G Kに用いる設定とする。

【0124】

第1乱数初期設定K R S 1のビット番号[1-0]は、乱数回路509における乱数更新規則を変更するか否かや、変更する場合における変更方式を示す乱数更新規則設定である。図10（A）に示す例において、第1乱数初期設定K R S 1のビット番号[1-0]におけるビット値が“00”であれば、乱数更新規則を変更しない設定となり、“01”であれば、2周目以降にて乱数更新規則をソフトウェアにより変更する設定となり、“10”であれば、2周目以降にて乱数更新規則を自動で変更する設定となる。

【0125】

第2乱数初期設定K R S 2のビット番号[3-2]は、固定のビット値“00”が設定される。なお、図10（B）における「00B」の“B”は2進数表示であることを示す。第2乱数初期設定K R S 2のビット番号[1-0]は、乱数回路509における乱数値となる数値データでのスタート値に関する設定を示す。図10（B）に示す例において、第2乱数初期設定K R S 2のビット番号[1]におけるビット値が“0”であれば、スタート値が所定のデフォルト値0000Hに設定される一方、“1”であるときには、遊技制御用マイクロコンピュータ100ごとに付与された固有の識別情報であるIDナンバーに基づく値がスタート値に設定される。また、図10（B）に示す例では、第2乱数初期設定K R S 2のビット番号[0]におけるビット値が“0”であれば、システムリセット毎にスタート値を変更しない設定となる一方、“1”であるときには、システムリセット毎にスタート値を変更する設定となる。なお、スタート値をIDナンバーに基づく値に設定する場合には、IDナンバーに所定のスクランブル処理を施す演算や、IDナンバーを用いた加算・減算・乗算・除算などの演算の一部又は全部を実行して、算出された値をスタート値に用いるようにすればよい。また、第2乱数初期設定K R S 2のビット番号[0]におけるビット値が“1”である場合には、システムリセット毎に所定のフリーランカウンタ（例えば図14に示すフリーランカウンタ554A）におけるカウント値に基づいて設定される値をスタート値に用いるようにすればよい。さらに、第2乱数初期設定K R S 2のビット番号[1]及び[0]におけるビット値がともに“1”である場合には、I

D ナンバーとフリーランカウンタにおけるカウント値とに基づいて設定される値をスタート値に用いるようにすればよい。

【0126】

なお、乱数回路509にて乱数値となる数値データを生成するための回路が2系統（第1及び第2チャンネル対応）設けられる場合には、図10（A）及び（B）に示す第1乱数初期設定KRS1のビット番号〔3－0〕と第2乱数初期設定KRS2のビット番号〔3－0〕とを、第1チャンネルにおける初期設定を示すものとして使用する。その一方で、第1乱数初期設定KRS1のビット番号〔7－4〕や第2乱数初期設定KRS2のビット番号〔7－4〕を（図10（A）及び（B）では省略）、第2チャンネルにおける初期設定を示すものとして使用すればよい。

10

【0127】

プログラム管理エリアに記憶される割込み初期設定KISSは、遊技制御用マイクロコンピュータ100にて発生するマスカブル割込みの取扱いに関する初期設定を示す。図10（C）は、割込み初期設定KISSにおける設定内容の一例を示している。

【0128】

割込み初期設定KISSのビット番号〔7－4〕では、割込みベクタの上位4ビットを設定する。割込み初期設定KISSのビット番号〔3－0〕では、マスカブル割込み要因の優先度の組合せを設定する。図10（C）に示す例において、割込み初期設定KISSのビット番号〔3－0〕により「00H」～「02H」及び「06H」のいずれかが指定されれば、CTC508からのマスカブル割込み要因を最優先とする優先度の組合せが設定される。これに対して、「03H」及び「07H」のいずれかが指定されれば、乱数回路509からのマスカブル割込み要因を最優先とする優先度の組合せが設定される。また、「04H」及び「05H」のいずれかが指定されれば、シリアル通信回路511からのマスカブル割込み要因を最優先とする優先度の組合せが設定される。なお、同一回路からのマスカブル割込み要因を最優先とする優先度の組合せでも、指定値が異なる場合には、最優先となるマスカブル割込み要因の種類や第2順位以下における優先度の組合せなどが異なっている。

20

【0129】

プログラム管理エリアに記憶されるセキュリティ時間設定KSESは、乱数用クロックRCLKの周波数を監視する場合に異常を検知する周波数や、遊技制御用マイクロコンピュータ100の動作開始時などに移行するセキュリティモードの時間（セキュリティ時間）に関する設定を示す。ここで、遊技制御用マイクロコンピュータ100の動作モードがセキュリティモードであるときには、所定のセキュリティチェック処理が実行されて、ROM506の記憶内容が変更されたか否かが検査される。図11（A）は、セキュリティ時間設定KSESにおける設定内容の一例を示している。

30

【0130】

セキュリティ時間設定KSESのビット番号〔7－6〕は、乱数用クロックRCLKの周波数を監視する場合に異常が検出される周波数を示す乱数用クロック異常検出設定である。図11（B）は、セキュリティ時間設定KSESのビット番号〔7－6〕における設定内容の一例を示している。セキュリティ時間設定KSESのビット番号〔7－6〕は、内部システムクロックSCLKの周波数に基づき、乱数用クロックRCLKの周波数が異常と検知される基準値（判定値）を指定する。こうしたセキュリティ時間設定KSESのビット番号〔7－6〕における設定に基づき、乱数用クロックRCLKの入力状態を内部システムクロックSCLKと比較することにより、乱数用クロックRCLKの入力状態に異常が発生したか否かの判定を可能にする。セキュリティ時間設定KSESのビット番号「5」は、固定のビット値“0”が設定される。

40

【0131】

セキュリティ時間設定KSESのビット番号〔4－3〕は、セキュリティ時間をシステムリセット毎にランダムな時間分延長する場合の時間設定を示す。図11（C）は、セキュリティ時間設定KSESのビット番号〔4－3〕における設定内容の一例を示している

50

。図11(C)に示す例において、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値が“00”であれば、ランダムな時間延長を行わない設定となる。これに対して、そのビット値が“01”であればショートモードの設定となり、“10”であればロングモードの設定となる。ここで、ショートモードやロングモードが指定された場合には、例えば遊技制御用マイクロコンピュータ100に内蔵されたフリーランカウンタのカウント値を、システムリセットの発生時に遊技制御用マイクロコンピュータ100が備える所定の内蔵レジスタ(可変セキュリティ時間用レジスタ)に格納する。そして、初期設定時に可変セキュリティ時間用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数(例えばハッシュ関数)に代入して得られた値を用いることなどにより、セキュリティ時間を延長する際の延長時間がランダムに決定されればよい。一例として、内部システムクロックSCLKの周波数が6.0MHzである場合には、ショートモードにおいて0~680μs(マイクロ秒)の範囲で延長時間がランダムに決定され、ロングモードにおいて0~348,160μsの範囲で延長時間がランダムに決定される。また、他の一例として、内部システムクロックSCLKの周波数が10.0MHzである場合には、ショートモードにおいて0~408μsの範囲で延長時間がランダムに決定され、ロングモードにおいて0~208,896μsの範囲で延長時間がランダムに決定される。可変セキュリティ時間用レジスタは、例えば遊技制御用マイクロコンピュータ100のRAM507におけるバックアップ領域といった、主基板11におけるバックアップ箇所と共通のバックアップ電源を用いてバックアップされるものであればよい。あるいは、可変セキュリティ時間用レジスタは、RAM507におけるバックアップ領域などに用いられるバックアップ電源とは別個に設けられた電源によりバックアップされてもよい。こうして、可変セキュリティ時間用レジスタがバックアップ電源によってバックアップされることで、電力供給が停止した場合でも、所定期間は可変セキュリティ時間用レジスタの格納値が保存されることになる。なお、フリーランカウンタにおけるカウント値を読み出して可変セキュリティ時間用レジスタに格納するタイミングは、システムリセットの発生時に限定されず、予め定められた任意のタイミングとしてもよい。あるいは、フリーランカウンタをバックアップ電源によってバックアップしておき、初期設定時にフリーランカウンタから読み出した格納値を用いてセキュリティ時間を延長する際の延長時間がランダムに決定されてもよい。

【0132】

また、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値によりショートモード又はロングモードを設定するとともに、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値を“000”以外とすることにより固定時間に加える延長時間を設定することもできる。この場合には、ビット番号[2-0]におけるビット値に対応した延長時間と、ビット番号[4-3]におけるビット値に基づいてランダムに決定された延長時間との双方が、固定時間に加算されて、遊技制御用マイクロコンピュータ100がセキュリティモードとなるセキュリティ時間が決定されることになる。

【0133】

図6に示す遊技制御用マイクロコンピュータ100が備える外部バスインタフェース501は、遊技制御用マイクロコンピュータ100を構成するチップの外部バスと内部バスとのインタフェース機能や、アドレスバス、データバス及び各制御信号の方向制御機能などを有するバスインタフェースである。例えば、外部バスインタフェース501は、遊技制御用マイクロコンピュータ100に外付けされた外部メモリや外部入出力装置などに接続され、これらの外部装置との間でアドレス信号やデータ信号、各種の制御信号などを送受信するものであればよい。この実施の形態において、外部バスインタフェース501には、内部リソースアクセス制御回路501Aが含まれている。

【0134】

内部リソースアクセス制御回路501Aは、外部バスインタフェース501を介した外部装置から遊技制御用マイクロコンピュータ100の内部データに対するアクセスを制御して、例えばROM506に記憶されたゲーム制御用プログラム(遊技制御処理プログラ

ム)や固定データといった、内部データの不適切な外部読出を制限するための回路である。ここで、外部バスインタフェース501には、例えばインサーキットエミュレータ(ICE; InCircuit Emulator)といった回路解析装置が、外部装置として接続されることがある。

【0135】

一例として、ROM506のプログラム管理エリアに記憶されたヘッダKHDRの内容に応じて、ROM506における記憶データの読み出しを禁止するか許可するかを切り替えられるようにする。例えば、ヘッダKHDRがバス出力マスク無効データとなっている場合には、外部装置によるROM506の読み出しを可能にして、内部データの外部読出を許可する。これに対して、ヘッダKHDRがバス出力マスク有効データとなっている場合には、例えば外部バスインタフェース501におけるアドレスバス出力、データバス出力及び制御信号出力にマスクをかけることなどにより、外部装置からROM506の読み出しを不能にして、内部データの外部読出を禁止する。この場合、外部バスインタフェース501に接続された外部装置から内部データの読み出しが要求されたときには、予め定められた固定値を出力することで、外部装置からは内部データを読み出すことができないようにする。また、ヘッダKHDRがROM読出禁止データとなっている場合には、ROM506自体を読出不能として、ROM506における記憶データの読み出しを防止してもよい。そして、例えば製造段階のROMでは、ヘッダKHDRをROM読出禁止データとすることで、ROM自体を読出不能としておき、開発用ROMとするのであればバス出力マスク無効データをヘッダKHDRに書き込むことで、外部装置による内部データの検証を可能にする。これに対して、量産用ROMとするのであればバス出力マスク有効データをヘッダKHDRに書き込むことで、CPU505などによる遊技制御用マイクロコンピュータ100の内部におけるROM506の読み出しは可能とする一方で、外部装置によるROM506の読み出しはできないようにすればよい。

【0136】

他の一例として、内部リソースアクセス制御回路501Aは、ROM506における記憶データの全部又は一部といった、遊技制御用マイクロコンピュータ100の内部データの読み出しが、外部バスインタフェース501に接続された外部装置から要求されたことを検出する。この読出要求を検出したときに、内部リソースアクセス制御回路501Aは、遊技制御用マイクロコンピュータ100の内部データの読み出しを許可するか否かの判定を行う。例えば、ROM506における記憶データの全部又は一部に暗号化処理が施されているものとする。この場合、内部リソースアクセス制御回路501Aは、外部装置からの読出要求がROM506に記憶された暗号化処理プログラムや鍵データ等に対する読出要求であれば、この読出要求を拒否して、遊技制御用マイクロコンピュータ100の内部データの読み出しを禁止する。外部バスインタフェース501では、ROM506の記憶データが出力される出力ポートと、内部バスとの間にスイッチ素子を設け、内部リソースアクセス制御回路501Aが内部データの読み出しを禁止した場合には、このスイッチ素子をオフ状態とするように制御すればよい。このように、内部リソースアクセス制御回路501Aは、外部装置からの読出要求が所定の内部データ(例えばROM506の所定領域)の読み出しを要求するものであるか否かに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしてもよい。

【0137】

あるいは、内部リソースアクセス制御回路501Aは、内部データの読出要求を検出したときに、所定の認証コードが外部装置から入力されたか否かを判定してもよい。この場合には、例えば内部リソースアクセス制御回路501Aの内部あるいはROM506の所定領域に、認証コードとなる所定のコードパターンが予め記憶されていればよい。そして、外部装置から認証コードが入力されたときには、この認証コードを内部記憶された認証コードと比較して、一致すれば読出要求を受容して、遊技制御用マイクロコンピュータ100の内部データの読み出しを許可する。これに対して、外部装置から入力された認証コードが内部記憶された認証コードと一致しない場合には、読出要求を拒否して、遊技制御

用マイクロコンピュータ100の内部データの読み出しを禁止する。このように、内部リソースアクセス制御回路501Aは、外部装置から入力された認証コードが内部記憶された認証コードと一致するか否かに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしてもよい。これにより、検査機関などが予め知得した正しい認証コードを用いて、遊技制御用マイクロコンピュータ100の内部データを損なうことなく読み出すことができ、内部データの正当性を適切に検査することなどが可能になる。

【0138】

さらに他の一例として、内部リソースアクセス制御回路501Aに読出禁止フラグを設け、読出禁止フラグがオン状態であれば外部装置によるROM506の読み出しを禁止する。その一方で、読出禁止フラグがオフ状態であるときには、外部装置によるROM506の読み出しが許可される。ここで、読出禁止フラグは、初期状態ではオフ状態であるが、読出禁止フラグを一旦オン状態とした後には、読出禁止フラグをクリアしてオフ状態に復帰させることができないように構成されていればよい。すなわち、読出禁止フラグはオフ状態からオン状態に不可逆的に変更することが可能とされている。例えば、内部リソースアクセス制御回路501Aには、読出禁止フラグをクリアしてオフ状態とする機能が設けられておらず、どのような命令によっても読出禁止フラグをクリアすることができないように設定されていればよい。そして、内部リソースアクセス制御回路501Aは、外部装置からROM506における記憶データといった遊技制御用マイクロコンピュータ100の内部データの読み出しが要求されたときに、読出禁止フラグがオンであるか否かを判定する。このとき、読出禁止フラグがオンであれば、外部装置からの読出要求を拒否して、遊技制御用マイクロコンピュータ100の内部データの読み出しを禁止する。他方、読出禁止フラグがオフであれば、外部装置からの読出要求を受容して、遊技制御用マイクロコンピュータ100の内部データの読み出しを許可にする。このような構成であれば、ゲーム制御用の遊技制御処理プログラムを作成してROM506に格納する提供者においては、読出禁止フラグがオフとなっている状態でデバッグの終了したプログラムをROM506から外部装置に読み込むことができる。そして、デバッグの作業が終了した後に出荷する際には、読出禁止フラグをオン状態にセットすることにより、それ以後はROM506の外部読出を制限することができ、パチンコ遊技機1の利用者などによるROM506の読出を防止することができる。このように、内部リソースアクセス制御回路501Aは、読出禁止フラグといった内部フラグがオフであるかオンであるかに応じて、内部データの読み出しを禁止するか許可するかを決定するようにしてもよい。

【0139】

なお、読出禁止フラグを不可逆に設定するのではなく、オン状態からオフ状態に変更することも可能とする一方で、読出禁止フラグをオン状態からオフ状態に変更して内部データの読み出しが許可されるときには、ROM506の記憶データを消去（例えばフラッシュ消去など）することにより、ROM506の外部読出を制限するようにしてもよい。

【0140】

遊技制御用マイクロコンピュータ100が備えるクロック回路502は、例えば制御用外部クロック端子EXCに入力される発振信号を2分周することなどにより、内部システムクロックSCLKを生成する回路である。この実施の形態では、制御用外部クロック端子EXCに制御用クロック生成回路111が生成した制御用クロックCLKが入力される。クロック回路502により生成された内部システムクロックSCLKは、例えばCPU505といった、遊技制御用マイクロコンピュータ100において遊技の進行を制御する各種回路に供給される。また、内部システムクロックSCLKは、乱数回路509にも供給され、乱数用クロック生成回路112から供給される乱数用クロックCLKの周波数を監視するために用いられる。さらに、内部システムクロックSCLKは、クロック回路502に接続されたシステムクロック出力端子CLKOから、遊技制御用マイクロコンピュータ100の外部へと出力されてもよい。なお、内部システムクロックSCLKは、遊技制御用マイクロコンピュータ100の外部へは出力されないことが望ましい。このように、内部システムクロックSCLKの外部出力を制限することにより、遊技制御用マイ

クロコンピュータ100の内部回路(CPU505など)の動作周期を外部から特定することが困難になり、乱数値となる数値データをソフトウェアにより更新する場合に、乱数値の更新周期が外部から特定されてしまうことを防止できる。

【0141】

遊技制御用マイクロコンピュータ100が備える固有情報記憶回路503は、例えば遊技制御用マイクロコンピュータ100の内部情報となる複数種類の固有情報を記憶する回路である。一例として、固有情報記憶回路503は、ROMコード、チップ個別ナンバー、IDナンバーといった3種類の固有情報を記憶する。ROM506コードは、ROM506の所定領域における記憶データから生成される4バイトの数値であり、生成方法の異なる4つの数値が準備されればよい。チップ個別ナンバーは、遊技制御用マイクロコンピュータ100の製造時に付与される4バイトの番号であり、遊技制御用マイクロコンピュータ100を構成するチップ毎に異なる数値を示している。IDナンバーは、遊技制御用マイクロコンピュータ100の製造時に付与される8バイトの番号であり、遊技制御用マイクロコンピュータ100を構成するチップ毎に異なる数値を示している。ここで、チップ個別ナンバーはユーザプログラムから読み取ることができる一方、IDナンバーはユーザプログラムから読み取ることができないように設定されていればよい。なお、固有情報記憶回路503は、例えばROM506の所定領域を用いることなどにより、ROM506に含まれるようにしてもよい。あるいは、固有情報記憶回路503は、例えばCPU505の内蔵レジスタを用いることなどにより、CPU505に含まれるようにしてもよい。

10

20

【0142】

遊技制御用マイクロコンピュータ100が備えるリセット／割込みコントローラ504は、遊技制御用マイクロコンピュータ100の内部や外部にて発生する各種リセット、割込み要求を制御するためのものである。リセット／割込みコントローラ504が制御するリセットには、システムリセットとユーザリセットが含まれている。システムリセットは、外部システムリセット端子XSRSに一定の期間にわたりローレベル信号が入力されたときに発生するリセットである。ユーザリセットは、ウォッチドッグタイマ(WDT)のタイムアウト信号が発生したことや、指定エリア外走行禁止(IAT)が発生したことなど、所定の要因により発生するリセットである。

【0143】

リセット／割込みコントローラ504が制御する割込みには、ノンマスカブル割込みNMIとマスカブル割込みINTが含まれている。ノンマスカブル割込みNMIは、CPU505の割込み禁止状態でも無条件に受け付けられる割込みであり、外部ノンマスカブル割込み端子XNMI(入力ポートP4と兼用)に一定の期間にわたりローレベル信号が入力されたときに発生する割込みである。マスカブル割込みINTは、CPU505の設定命令により、割込み要求の受け付けを許可／禁止できる割込みであり、優先順位設定による多重割込みの実行が可能である。マスカブル割込みINTの要因としては、外部マスカブル割込み端子XINT(入力ポートP3と兼用)に一定の期間にわたりローレベル信号が入力されたこと、CTC508に含まれるタイマ回路にてタイムアウトが発生したこと、シリアル通信回路511にてデータ受信又はデータ送信による割込み要因が発生したこと、乱数回路509にて乱数値となる数値データの取込による割込み要因が発生したことなど、複数種類の割込み要因が予め定められていればよい。

30

40

【0144】

リセット／割込みコントローラ504は、図8(B)に示すような遊技制御用マイクロコンピュータ100が備える内蔵レジスタのうち、割込みマスクレジスタIMR(アドレス2028H)、割込み待ちモニタレジスタIRR(アドレス2029H)、割込み中モニタレジスタISR(アドレス202AH)、内部情報レジスタCIF(アドレス208CH)などを用いて、割込みの制御やリセットの管理を行う。割込みマスクレジスタIMRは、互いに異なる複数の要因によるマスカブル割込みINTのうち、使用するものと使用しないものとを設定するレジスタである。割込み待ちモニタレジスタIRRは、割込み

50

初期設定K I I Sにより設定されたマスクブル割込み要因のそれぞれについて、マスクブル割込み要求信号の発生状態を確認するレジスタである。割込み中モニタレジスタI S Rは、割込み初期設定K I I Sにより設定されたマスクブル割込み要因のそれぞれについて、マスクブル割込み要求信号の処理状態を確認するレジスタである。内部情報レジスタC I Fは、直前に発生したりセット要因を管理したり、乱数用クロックR C L Kの周波数異常を記録したりするためのレジスタである。

【0145】

図12(A)は、内部情報レジスタC I Fの構成例を示している。図12(B)は、内部情報レジスタC I Fに格納される内部情報データの各ビットにおける設定内容の一例を示している。内部情報レジスタC I Fのビット番号[4]に格納される内部情報データC I F 4は、乱数用クロックR C L Kにおける周波数異常の有無を示す乱数用クロック異常指示である。図12(B)に示す例では、乱数用クロックR C L Kの周波数異常が検知されないときに、内部情報データC I F 4のビット値が“0”となる一方、周波数異常が検知されたときには、そのビット値が“1”となる。内部情報レジスタC I Fのビット番号[2]に格納される内部情報データC I F 2は、直前に発生したりセット要因がシステムリセットであるか否かを示すシステムリセット指示である。図12(B)に示す例では、直前のリセット要因がシステムリセットではないときに(システムリセット未発生)、内部情報データC I F 2のビット値が“0”となる一方、システムリセットであるときには(システムリセット発生)、そのビット値が“1”となる。内部情報データC I F 2を用いた動作の第1例として、電源投入時に遊技制御用マイクロコンピュータ100のC P U 505などが内部情報データC I F 2のビット値をチェックして、そのビット値が“1”(セット)でなければ、通常の電源投入ではないと判断する。このときには、例えば演出制御基板12に向けて所定の演出制御コマンドを伝送させることなどにより、パチンコ遊技機1における電源投入直後に大当り遊技状態とすることを狙った不正信号の入力行為が行われた可能性がある旨を、演出装置などにより報知させてもよい。また、内部情報データC I F 2を用いた動作の第2例として、パチンコ遊技機1が電源投入時にのみ確変状態を報知し、通常時には確変状態を報知しない場合に、電源投入時に遊技制御用マイクロコンピュータ100のC P U 505などが内部情報データC I F 2のビット値をチェックして、そのビット値が“1”(セット)でなければ、遊技状態の報知を行わないようにしてもよい。

【0146】

内部情報レジスタC I Fのビット番号[1]に格納される内部情報データC I F 1は、直前に発生したりセット要因がウォッチドッグタイマ(W D T)のタイムアウトによるユーザリセットであるか否かを示すW D Tタイムアウト指示である。図12(B)に示す例では、直前のリセット要因がウォッチドッグタイマのタイムアウトによるユーザリセットではないときに(タイムアウト未発生)、内部情報データC I F 1のビット値が“0”となる一方、ウォッチドッグタイマのタイムアウトによるユーザリセットであるときに(タイムアウト発生)、そのビット値が“1”となる。内部情報レジスタC I Fのビット番号[0]に格納される内部情報データC I F 0は、直前に発生したりセット要因が指定エリア外走行禁止(I A T)によるユーザリセットであるか否かを示すI A T発生指示である。図12(B)に示す例では、直前のリセット要因が指定エリア外走行の発生によるユーザリセットではないときに(I A T発生なし)、内部情報データC I F 0のビット値が“0”となる一方、指定エリア外走行の発生によるユーザリセットであるときに(I A T発生あり)、そのビット値が“1”となる。

【0147】

遊技制御用マイクロコンピュータ100が備えるC P U 505は、R O M 506から読み出した制御コードに基づいてユーザプログラム(ゲーム制御用の遊技制御処理プログラム)を実行することにより、パチンコ遊技機1における遊技制御を実行する制御用C P Uである。こうした遊技制御が実行されるときには、C P U 505がR O M 506から固定データを読み出す固定データ読出動作や、C P U 505がR A M 507に各種の変動デー

タを書き込んで一時記憶させる変動データ書込動作、CPU 505がRAM 507に一時記憶されている各種の変動データを読み出す変動データ読出動作、CPU 505が外部バスインタフェース501やPIP 510、シリアル通信回路511などを介して遊技制御用マイクロコンピュータ100の外部から各種信号の入力を受け付ける受信動作、CPU 505が外部バスインタフェース501やシリアル通信回路511などを介して遊技制御用マイクロコンピュータ100の外部へと各種信号を出力する送信動作等も行われる。

【0148】

このように、遊技制御用マイクロコンピュータ100では、CPU 505がROM 506に格納されているプログラムに従って制御を実行するので、以下、遊技制御用マイクロコンピュータ100（又はCPU 505）が実行する（又は処理を行う）ということは、
10 具体的には、CPU 505がプログラムに従って制御を実行することである。このことは、主基板11以外の他の基板に搭載されているマイクロコンピュータについても同様である。

【0149】

遊技制御用マイクロコンピュータ100が備えるROM 506には、ユーザプログラム（ゲーム制御用の遊技制御処理プログラム）を示す制御コードや固定データ等が記憶されている。また、ROM 506には、セキュリティチェックプログラム506Aが記憶されている。CPU 505は、パチンコ遊技機1の電源投入やシステムリセットの発生に応じて遊技制御用マイクロコンピュータ100がセキュリティモードに移行したときに、ROM 506に記憶されたセキュリティチェックプログラム506Aを読み出し、ROM 50
20 6の記憶内容が変更されたか否かを検査するセキュリティチェック処理を実行する。なお、セキュリティチェックプログラム506Aは、ROM 506とは異なる内蔵メモリに記憶されてもよい。また、セキュリティチェックプログラム506Aは、例えば外部バスインタフェース501を介して遊技制御用マイクロコンピュータ100に外付けされた外部メモリの記憶内容を検査するセキュリティチェック処理に対応したものであってもよい。

【0150】

遊技制御用マイクロコンピュータ100が備えるRAM 507は、ゲーム制御用のワークエリアを提供する。ここで、RAM 507の少なくとも一部は、電源基板10において作成されるバックアップ電源によってバックアップされているバックアップRAMであればよい。すなわち、パチンコ遊技機1への電力供給が停止しても、所定期間はRAM 50
30 7の少なくとも一部の内容が保存される。

【0151】

遊技制御用マイクロコンピュータ100が備えるCTC 508は、例えば8ビットのプログラマブルタイマを3チャンネル（PTC0-PTC2）内蔵して構成され、リアルタイム割込みの発生や時間計測を可能とするタイマ回路を含んでいる。各プログラマブルタイマPTC0-PTC2は、内部システムクロックCLKに基づいて生成されたカウントクロックの信号変化（例えばハイレベルからローレベルへと変化する立ち上がりタイミング）などに応じて、タイマ値が更新されるものであればよい。また、CTC 508は、例えば8ビットのプログラマブルカウンタを4チャンネル（PCC0-PCC3）内蔵してもよい。各プログラマブルカウンタPCC0-PCC3は、内部システムクロックCLK
40 の信号変化、あるいは、プログラマブルカウンタPCC0-PCC3のいずれかにおけるタイムアウトの発生などに応じて、カウント値が更新されるものであればよい。CTC 508は、セキュリティ時間を延長する際の延長時間（可変設定時間）をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタなどを、含んでもよい。あるいは、こうしたフリーランカウンタは、例えばRAM 507のバックアップ領域といった、CTC 508とは異なる遊技制御用マイクロコンピュータ100の内部回路に含まれてもよい。

【0152】

遊技制御用マイクロコンピュータ100が備える乱数回路509は、例えば16ビット乱数といった、所定の更新範囲を有する乱数値となる数値データを生成する回路である。
50

この実施の形態では、主基板 11 の側において、例えば図 13 に示すような特図表示結果決定用の乱数値MR1、大当たり種別決定用の乱数値MR2、リーチ決定用の乱数値MR3、変動パターン種別決定用の乱数値MR4、変動パターン決定用の乱数値MR5のそれぞれを示す数値データが、カウント（更新）可能に制御される。なお、遊技効果を高めるために、これら以外の乱数値が用いられてもよい。こうした遊技の進行を制御するために用いられる乱数は、遊技用乱数ともいう。CPU505は、乱数回路509から抽出した数値データに基づき、例えば図34に示す遊技制御カウンタ設定部594に設けられたランダムカウンタといった、乱数回路509とは異なるランダムカウンタを用いて、ソフトウェアによって各種の数値データを加工あるいは更新することで、乱数値MR1～MR5の全部又は一部を示す数値データをカウントするようにしてもよい。あるいは、CPU505は、乱数回路509を用いることなく、例えば遊技制御カウンタ設定部594に設けられたランダムカウンタのみを用いて、ソフトウェアによって乱数値MR1～MR5を示す数値データの一部をカウント（更新）するようにしてもよい。一例として、ハードウェアとなる乱数回路509からCPU505により抽出された数値データを、ソフトウェアにより加工することで、特図表示結果決定用の乱数値MR1を示す数値データが更新され、それ以外の乱数値MR2～MR5を示す数値データは、CPU505がランダムカウンタなどを用いてソフトウェアにより更新すればよい。

10

【0153】

特図表示結果決定用の乱数値MR1は、特図ゲームにおける特別図柄などの可変表示結果を「大当たり」として大当たり遊技状態に制御するか否かや、可変表示結果を「小当たり」として小当たり遊技状態に制御するか否かを、決定するために用いられる乱数値である。例えば、特図表示結果決定用の乱数値MR1は、「0」～「65535」の範囲の値をとる。大当たり種別決定用の乱数値MR2は、可変表示結果を「大当たり」とする場合に、大当たり種別を複数種類のいずれかに決定するために用いられる乱数値である。例えば、大当たり種別決定用の乱数値MR2は、「0」～「99」の範囲の値をとる。

20

【0154】

リーチ決定用の乱数値MR3は、可変表示結果を「ハズレ」とする場合に、飾り図柄をリーチ表示状態で導出表示する「リーチ」の可変表示態様とするか否かを決定するために用いられる乱数値である。例えば、リーチ決定用の乱数値MR3は、「0」～「239」の範囲の値をとる。

30

【0155】

変動パターン種別決定用の乱数値MR4は、飾り図柄の変動パターン種別を、予め用意された複数種類のいずれかに決定するために用いられる乱数値である。例えば、変動パターン種別決定用の乱数値MR4は、「0」～「241」の範囲の値をとる。ここで、各変動パターン種別は、例えば飾り図柄の可変表示中に実行される演出動作などに基づいて分類された1つ又は複数の変動パターンを含むように構成されたものであればよい。なお、複数の変動パターン種別のうちには、共通の変動パターンを一部に含んで構成されたものがあったとしてもよく、一方の変動パターン種別に含まれる変動パターンの全部が、他方の変動パターン種別にも含まれるように構成されたものがあったとしてもよい。変動パターン決定用の乱数値MR5は、飾り図柄の変動パターンを、予め用意された複数種類のいずれかに決定するために用いられる乱数値である。例えば、変動パターン決定用の乱数値MR5は、「0」～「997」の範囲の値をとる。

40

【0156】

図14は、乱数回路509の一構成例を示すブロック図である。乱数回路509は、図14に示すように、周波数監視回路551、クロック用フリップフロップ552、乱数生成回路553、スタート値設定回路554、フリーランカウンタ554A、乱数列変更回路555、乱数列変更設定回路556、ラッチ用フリップフロップ557A、557B、乱数ラッチセレクト558A、558B、乱数値レジスタ559A、559Bを備えて構成される。なお、乱数値レジスタ559Aと乱数値レジスタ559Bはそれぞれ、図8（B）に示すような遊技制御用マイクロコンピュータ100の内蔵レジスタに含まれる乱数

50

値レジスタ R1D（アドレス 2038H－2039H）と乱数値レジスタ R2D（アドレス 203AH－203BH）に対応している。

【0157】

周波数監視回路 551 は、乱数用クロック生成回路 112 により生成された乱数用クロック RCLK の乱数回路 509 に対する入力状態を監視して、その異常発生を検知するための回路である。周波数監視回路 551 は、例えば乱数用外部クロック端子 ERC に入力される発振信号を監視して、内部システムクロック SCLK との比較により、セキュリティ時間設定 KSES のビット番号 [7－6] における設定内容（図 11（B）参照）に応じた周波数異常を検知したときに、内部情報レジスタ CIF のビット番号 [4] を“1”にセットする。この実施の形態では、乱数用外部クロック端子 ERC に乱数用クロック生成回路 112 が生成した乱数用クロック RCLK が入力される。

10

【0158】

クロック用フリップフロップ 552 は、例えば D 型フリップフロップなどを用いて構成され、乱数用外部クロック端子 ERC からの乱数用クロック RCLK がクロック端子 CK に入力される。また、クロック用フリップフロップ 552 では、逆相出力端子（反転出力端子）Qバーが D 入力端子に接続されている。そして、正相出力端子（非反転出力端子）Q から乱数更新クロック RGK を出力する一方で、逆相出力端子（反転出力端子）Qバーからラッチ用クロック RC0 を出力する。この場合、クロック用フリップフロップ 552 は、クロック端子 CK に入力される乱数用クロック RCLK における信号状態が所定の変化をしたときに、正相出力端子（非反転出力端子）Q 及び逆相出力端子（反転出力端子）Qバーからの出力信号における信号状態を変化させる。例えば、クロック用フリップフロップ 552 は、乱数用クロック RCLK の信号状態がローレベルからハイレベルへと変化する立ち上がりのタイミング、あるいは、乱数用クロック RCLK の信号状態がハイレベルからローレベルへと変化する立ち下りのタイミングのうち、いずれか一方のタイミングにて、D 入力端子における入力信号を取り込む。このとき、正相出力端子（非反転出力端子）Q からは、D 入力端子にて取り込まれた入力信号が反転されることなく出力される一方で、逆相出力端子（反転出力端子）Qバーからは、D 入力端子にて取り込まれた入力信号が反転されて出力される。こうして、クロック用フリップフロップ 552 の正相出力端子（非反転出力端子）Q からは乱数用クロック RCLK における発振周波数（例えば 20MHz）の 1/2 となる発振周波数（例えば 10MHz）を有する乱数更新クロック RGK が出力される一方で、逆相出力端子（反転出力端子）Qバーからは乱数更新クロック RGK の逆相信号（反転信号）、すなわち乱数更新クロック RGK と同一周波数で乱数更新クロック RGK とは位相が π （＝180°）だけ異なるラッチ用クロック RC0 が出力される。

20

30

【0159】

クロック用フリップフロップ 552 から出力された乱数更新クロック RGK は、乱数生成回路 553 のクロック端子に入力されて、乱数生成回路 553 におけるカウント値の歩進に用いられる。また、クロック用フリップフロップ 552 から出力されたラッチ用クロック RC0 は、分岐点 BR1 にてラッチ用クロック RC1 とラッチ用クロック RC2 とに分岐される。したがって、ラッチ用クロック RC1 とラッチ用クロック RC2 とは、互いに同一の発振周波数を有し、互いに共通の周期で信号状態が変化することになる。ここで、ラッチ用クロック RC1 やラッチ用クロック RC2 における信号状態の変化としては、例えばローレベルからハイレベルへと変化する立ち上がりや、ハイレベルからローレベルへと変化する立ち下りなどがある。ラッチ用クロック RC1 は、ラッチ用フリップフロップ 557A のクロック端子 CK に入力されて、始動入賞時ラッチ信号 SL1 の生成に用いられる乱数取得用クロックとなる。ラッチ用クロック RC2 は、ラッチ用フリップフロップ 557B のクロック端子 CK に入力されて、始動入賞時ラッチ信号 SL2 の生成に用いられる乱数取得用クロックとなる。

40

【0160】

ここで、乱数用クロック RCLK の発振周波数と、制御用クロック生成回路 111 によ

50

って生成される制御用クロック C C L K の発振周波数とは、互いに異なる周波数となっており、また、いずれか一方の発振周波数が他方の発振周波数の整数倍になることがない。一例として、制御用クロック C C L K の発振周波数が 1 1 . 0 M H z である一方で、乱数用クロック R C L K の発振周波数は 9 . 7 M H z であればよい。そのため、乱数更新クロック R G K やラッチ用クロック R C 1、R C 2 はいずれも、C P U 5 0 5 に供給される制御用クロック C C L K とは異なる周期で信号状態が変化する発振信号となる。すなわち、クロック用フリップフロップ 5 5 2 は、乱数用クロック生成回路 1 1 2 によって生成された乱数用クロック R C L K に基づき、カウント値を更新するための乱数更新クロック R G K や、複数の乱数取得用クロックとなるラッチ用クロック R C 1、R C 2 として、制御用クロック C C L K や内部システムクロック S C L K（制御用クロック C C L K を 2 分周したもの）とは異なる周期で信号状態が変化する発振信号を生成する。

10

【0161】

乱数生成回路 5 5 3 は、例えば 1 6 ビットのカウンタなどから構成され、クロック用フリップフロップ 5 5 2 から出力される乱数更新クロック R G K などの入力に基づき、数値データを更新可能な所定の範囲において所定の初期値から所定の最終値まで循環的に更新する回路である。例えば乱数生成回路 5 5 3 は、所定のクロック端子への入力信号である乱数更新クロック R G K における立ち下がりエッジに応答して、「0」から「6 5 5 3 5」までの範囲内で設定された初期値から「6 5 5 3 5」まで 1 ずつ加算するように数値データをカウントアップして行く。そして、「6 5 5 3 5」までカウントアップした後は、「0」から初期値よりも 1 小さい最終値となる数値まで 1 ずつ加算するようにカウントアップすることで、数値データを循環的に更新する。

20

【0162】

スタート値設定回路 5 5 4 は、第 2 乱数初期設定 K R S 2 のビット番号 [1-0] におけるビット値（図 1 0（B）参照）に応じて、乱数生成回路 5 5 3 により生成されるカウント値におけるスタート値を設定する。例えば、スタート値設定回路 5 5 4 は、第 2 乱数初期設定 K R S 2 のビット番号 [1-0] が“00”であればスタート値をデフォルト値である「0000H」に設定し、“10”であれば I D ナンバーに基づく値に設定し、“01”であればシステムリセット毎に変更されるフリーランカウンタ 5 5 4 A におけるカウント値に基づく値に設定し、“11”であれば I D ナンバーとフリーランカウンタ 5 5 4 A におけるカウント値とに基づく値に設定する。図 1 4 に示す構成例では、乱数回路 5 0 9 にフリーランカウンタ 5 5 4 A が内蔵されている。そして、スタート値をシステムリセット毎に変更する場合には、初期設定時にフリーランカウンタ 5 5 4 A のカウント値をそのまま用いること、あるいは、そのカウント値を所定の演算関数（例えばハッシュ関数）に代入して得られた値を用いることなどにより、スタート値がランダムに決定されればよい。フリーランカウンタ 5 5 4 A は、例えば遊技制御用マイクロコンピュータ 1 0 0 の R A M 5 0 7 におけるバックアップ領域といった、主基板 1 1 におけるバックアップ箇所と共通のバックアップ電源を用いてバックアップされるものであればよい。あるいは、フリーランカウンタ 5 5 4 A は、R A M 5 0 7 におけるバックアップ領域などに用いられるバックアップ電源とは別個に設けられた電源によりバックアップされてもよい。こうして、フリーランカウンタ 5 5 4 A がバックアップ電源によってバックアップされることで、電力供給が停止した場合でも、所定期間はフリーランカウンタ 5 5 4 A におけるカウント値が保存されることになる。

30

40

【0163】

フリーランカウンタ 5 5 4 A がバックアップ電源によってバックアップされるものに限定されず、例えばシステムリセットの発生時にフリーランカウンタ 5 5 4 A のカウント値を所定の内蔵レジスタ（例えば乱数スタート値用レジスタ）に格納し、この内蔵レジスタがバックアップ電源によってバックアップされるようにしてもよい。そして、初期設定時に乱数スタート値用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数に代入して得られた値を用いることなどにより、スタート値がランダムに決定されてもよい。この場合、フリーランカウンタ 5 5 4 A におけるカウント値を読み出し

50

て乱数スタート値用レジスタに格納するタイミングは、システムリセットの発生時に限定されず、予め定められた任意のタイミングとしてもよい。フリーランカウンタ554Aは、乱数回路509に内蔵されて数値データのスタート値をランダムに決定するために用いられる専用のフリーランカウンタであってもよい。すなわち、フリーランカウンタ554Aは、セキュリティ時間を延長する際に延長時間のランダムな決定に用いられるフリーランカウンタとは別個の構成として設けられたものであってもよい。あるいは、フリーランカウンタ554Aとして、遊技制御用マイクロコンピュータ100には内蔵されるが乱数回路509の外部に設けられて、セキュリティ時間を延長する際に延長時間のランダムな決定に用いられるフリーランカウンタと共通のものをを用いてもよい。この場合には、数値データのスタート値を決定する処理と、セキュリティ時間中の延長時間をランダムに決定する処理とにおいて、例えばカウント値を代入する演算関数を互いに異ならせること、あるいは、一方の決定処理ではカウント値をそのまま用いるのに対して他方の決定処理ではカウント値を所定の演算関数に代入して得られた値を用いることなどにより、スタート値の決定手法と延長時間の決定手法とを異ならせてもよい。

10

【0164】

このように、フリーランカウンタ554Aは、乱数回路509に内蔵されるものに限定されず、例えばCTC508に含まれるものでもよい。あるいは、例えばRAM507のバックアップ領域といった、CTC508とは異なる遊技制御用マイクロコンピュータ100の内部回路に含まれてもよい。また、フリーランカウンタ554Aは、セキュリティ時間を延長する際の延長時間をシステムリセット毎にランダムに決定するために用いられるフリーランカウンタと、同一のカウンタであってもよいし、別個に設けられたカウンタであってもよい。

20

【0165】

乱数列変更回路555は、乱数生成回路553により生成された数値データの順列を所定の乱数更新規則に従った順列に変更可能とする回路である。例えば、乱数列変更回路555は、乱数生成回路553から出力される数値データにおけるビットの入れ替えや転置などのビットスクランブル処理を実行する。また、乱数列変更回路555は、例えばビットスクランブル処理に用いるビットスクランブル用キーやビットスクランブルテーブルを変更することなどにより、数値データの順列を変更することができる。

30

【0166】

乱数列変更設定回路556は、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値(図10(A)参照)などに応じて、乱数列変更回路555における乱数更新規則を変更する設定を行うための回路である。例えば、乱数列変更設定回路556は、第1乱数初期設定KRS1のビット番号[1-0]が“00”であれば2周目以降も乱数更新規則を変更しない設定とする一方、“01”であれば2周目以降はソフトウェアでの変更要求に応じて乱数更新規則を変更し、“10”であれば自動で乱数更新規則を変更する。

【0167】

乱数列変更回路556は、第1乱数初期設定KRS1のビット番号[1-0]が“01”であることに対応してソフトウェアによる乱数更新規則の変更を行う場合に、図8(B)に示すような遊技制御用マイクロコンピュータ100が備える内蔵レジスタのうち、乱数列変更レジスタRDS C(アドレス2034H)を用いて、乱数更新規則の変更を制御する。図15(A)は、乱数列変更レジスタRDS Cの構成例を示している。図15(B)は、乱数列変更レジスタRDS Cに格納される乱数列変更要求データの各ビットにおける設定内容の一例を示している。乱数列変更レジスタRDS Cのビット番号[0]に格納される乱数列変更要求データRDS C0は、乱数更新規則をソフトウェアにより変更する場合に、乱数列の変更要求の有無を示している。図15(B)に示す例では、ソフトウェアにより乱数列の変更要求がないときに、乱数列変更要求データRDS C0のビット値が“0”となる一方、乱数列の変更要求があったときには、そのビット値が“1”となる。

40

【0168】

50

図16は、乱数更新規則をソフトウェアにより変更する場合の動作例を示している。この場合、乱数生成回路553から出力されるカウント値順列RCNが所定の初期値から所定の最終値まで循環的に更新されたときに、乱数列変更要求データRDSC0が“1”であることに応答して、乱数更新規則を変更する。図16に示す動作例では、始めに乱数列変更回路555から出力される乱数列RSNが、「0→1→…→65535」となっている。この後、CPU505がROM506に格納されたユーザプログラムを実行することによって、所定のタイミングで乱数列変更レジスタRDSCのビット番号[0]に“1”が書き込まれたものとする。

【0169】

そして、第1乱数初期設定KRS1のビット番号[1-0]が“01”であることに対応して、乱数列変更設定回路556が乱数列変更要求データRDSC0を読み出し、そのビット値が“1”であることに応答して、乱数更新規則を変更するための設定を行う。このとき、乱数列変更設定回路556は、乱数生成回路553から出力されたカウント値順列RCNが所定の最終値に達したことに応じて、例えば予め用意された複数種類の乱数更新規則のいずれかを選択することなどにより、乱数更新規則を変更する。図16に示す動作例では、乱数列変更回路555が乱数生成回路553から出力されたカウント値順列RCNにおける最終値に対応する数値データ「65535」を出力した後、乱数列変更要求データRDSC0に応じて乱数更新規則を変更する。その後、乱数列変更回路555は、変更後の乱数更新規則に従った乱数列RSNとして、「65535→65534→…→0」を出力する。乱数列変更レジスタRDSCは、乱数列変更設定回路556により乱数列変更要求データRDSC0が読み出されたときに初期化される。そのため、再び乱数列変更レジスタRDSCのビット番号[0]にビット値“1”が書き込まれるまでは、乱数列変更回路555から出力される乱数列RSNが、「65535→65534→…→0」となる。

【0170】

CPU505がROM506に格納されたユーザプログラムを実行することによって、乱数列変更レジスタRDSCのビット番号[0]に再びビット値“1”が書き込まれると、乱数更新規則が再度変更される。図16に示す動作例では、乱数列変更回路555が乱数列RSNにおける最終値に対応する数値データ「0」を出力したときに、乱数列変更要求データRDSC0としてビット値“1”が書き込まれたことに応じて乱数更新規則を変更する。その後、乱数列変更回路555は、変更後の乱数更新規則に従った乱数列RSNとして、「0→2→…→65534→1→…→65535」を出力する。

【0171】

図17は、乱数更新規則を自動で変更する場合の動作例を示している。この場合、乱数生成回路553から出力されるカウント値順列RCNが所定の初期値から所定の最終値まで循環的に更新されたことに応じて、乱数列変更設定回路556が自動的に乱数更新規則を変更する。図17に示す動作例では、始めに乱数列変更回路555から出力される乱数列RSNが、「0→1→…→65535」となっている。

【0172】

そして、乱数変更回路555から出力された乱数列RSNが所定の最終値に達したときに、乱数列変更設定回路556は、予め用意された複数種類の更新規則のうちから予め定められた順序に従って更新規則を選択することにより、更新規則を変更するようにしてもよい。あるいは、乱数列変更設定回路556は、複数種類の更新規則のうちから任意の更新規則を選択することにより、更新規則を変更するようにしてもよい。図17に示す動作例では、1回目の乱数更新規則の変更により、乱数列変更回路555から出力される乱数列RSNが、「65535→65534→…→0」となる。その後、2回目の乱数更新規則の変更により、乱数列変更回路555から出力される乱数列RSNは、「0→2→…→65534→1→…→65535」となる。図17に示す動作例では、3回目の乱数更新規則の変更により、乱数列変更回路555から出力される乱数列RSNは、「65534→0→…→32768」となる。4回目の乱数更新規則の変更が行われたときには、乱数

10

20

30

40

50

列変更回路 5 5 5 から出力される乱数列 R S N が、「1 6 3 8 3 → 4 9 1 5 1 → … → 4 9 1 5 0」となる。5 回目の乱数更新規則の変更が行われたときには、乱数列変更回路 5 5 5 から出力される乱数列 R S N が、「4 → 3 → … → 4 6 5 5 3 1」となる。

【0 1 7 3】

このように、乱数列変更回路 5 5 5 は、乱数生成回路 5 5 3 から出力されたカウント値順列 R C N を、乱数列変更設定回路 5 5 6 の設定により予め定められた乱数更新規則に基づいて変更することで、数値データを所定手順により更新した乱数列 R S N を出力することができる。

【0 1 7 4】

ラッチ用フリップフロップ 5 5 7 A、5 5 7 B はそれぞれ、例えば D 型フリップフロップなどを用いて構成される。ラッチ用フリップフロップ 5 5 7 A では、D 入力端子に P I P 5 1 0 が備える入力ポート P 0 からの配線が接続され、クロック端子 C K にラッチ用クロック R C 1 を伝送する配線が接続されている。この実施の形態では、入力ポート P 0 に第 1 始動口スイッチ 2 2 A からの第 1 始動入賞信号 S S 1 が入力される。ラッチ用フリップフロップ 5 5 7 A は、ラッチ用クロック R C 1 の立ち下がりエッジなどに応答して、第 1 始動入賞信号 S S 1 を取り込み、始動入賞時ラッチ信号 S L 1 として出力する。これにより、ラッチ用フリップフロップ 5 5 7 A では、ラッチ用クロック R C 1 の立ち下がりエッジに同期して、第 1 始動入賞信号 S S 1 が始動入賞時ラッチ信号 S L 1 として出力される。ラッチ用フリップフロップ 5 5 7 B では、D 入力端子に P I P 5 1 0 が備える入力ポート P 1 からの配線が接続され、クロック端子 C K にラッチ用クロック R C 2 を伝送する配線が接続されている。この実施の形態では、入力ポート P 1 に第 2 始動口スイッチ 2 2 B からの第 2 始動入賞信号 S S 2 が入力される。ラッチ用フリップフロップ 5 5 7 B は、ラッチ用クロック R C 2 の立ち下がりエッジなどに応答して、第 2 始動入賞信号 S S 2 を取り込み、始動入賞時ラッチ信号 S L 2 として出力する。これにより、ラッチ用フリップフロップ 5 5 7 B では、ラッチ用クロック R C 2 の立ち下がりエッジに同期して、第 2 始動入賞信号 S S 2 が始動入賞時ラッチ信号 S L 2 として出力される。

【0 1 7 5】

なお、第 1 始動入賞信号 S S 1 や第 2 始動入賞信号 S S 2 は、第 1 始動口スイッチ 2 2 A や第 2 始動口スイッチ 2 2 B から直接伝送されるものに限定されない。一例として、第 1 始動口スイッチ 2 2 A からの出力信号や第 2 始動口スイッチ 2 2 B からの出力信号がオン状態となっている時間を計測し、計測した時間が所定の時間（例えば 3 m s）になったときに、第 1 始動入賞信号 S S 1 や第 2 始動入賞信号 S S 2 を出力するタイマ回路を設けてもよい。

【0 1 7 6】

乱数ラッチセクタ 5 5 8 A は、ラッチ用フリップフロップ 5 5 7 A から伝送される始動入賞時ラッチ信号 S L 1 と、ソフトウェアによる乱数ラッチ要求信号とを取り込み、いずれかを乱数ラッチ信号 L L 1 として選択的に出力する回路である。乱数ラッチセクタ 5 5 8 B は、ラッチ用フリップフロップ 5 5 7 B から伝送される始動入賞時ラッチ信号 S L 2 と、ソフトウェアによる乱数ラッチ要求信号とを取り込み、いずれかを乱数ラッチ信号 L L 1 として選択的に出力する回路である。乱数ラッチセクタ 5 5 8 A と乱数ラッチセクタ 5 5 8 B は、図 8 (B) に示すような遊技制御用マイクロコンピュータ 1 0 0 が備える内蔵レジスタのうち、乱数値取込レジスタ R D L T (アドレス 2 0 3 2 H) と、乱数ラッチ選択レジスタ R D L S (アドレス 2 0 3 0 H) とを用いて、乱数ラッチ信号 L L 1 や乱数ラッチ信号 L L 2 の出力を制御する。乱数値取込レジスタ R D L T は、乱数列変更回路 5 5 5 から出力された乱数列 R S N における数値データを、ソフトウェアにより乱数値レジスタ 5 5 9 A や乱数値レジスタ 5 5 9 B に取り込むために用いられるレジスタである。乱数ラッチ選択レジスタ R D L S は、乱数列変更回路 5 5 5 から出力された乱数列 R S N における数値データを、乱数値レジスタ 5 5 9 A や乱数値レジスタ 5 5 9 B に、ソフトウェアにより取り込むか、入力ポート P 0、P 1 への信号入力により取り込むかの取込方法を示すレジスタである。

【0177】

図18(A)は、乱数値取込レジスタRDLTの構成例を示している。図18(B)は、乱数値取込レジスタRDLTに格納される乱数値取込指定データの各ビットにおける設定内容の一例を示している。乱数値取込レジスタRDLTのビット番号[1]に格納される乱数値取込指定データRDLT1は、乱数値レジスタR2Dとなる乱数値レジスタ559Bに対する乱数値取込指定の有無を示している。図18(B)に示す例では、ソフトウェアにより乱数値レジスタR2Dに対する乱数値の取込指定がないときに、乱数値取込指定データRDLT1のビット値が“0”となる一方、乱数値の取込指定があったときには、そのビット値が“1”となる。乱数値取込レジスタRDLTのビット番号[0]に格納される乱数値取込指定データRDLT0は、乱数値レジスタR1Dとなる乱数値レジスタ559Aに対する乱数値取込指定の有無を示している。図18(B)に示す例では、ソフトウェアにより乱数値レジスタR1Dに対する乱数値の取込指定がないときに、乱数値取込指定データRDLT0のビット値が“0”となる一方、乱数値の取込指定があったときには、そのビット値が“1”となる。

10

【0178】

図19(A)は、乱数ラッチ選択レジスタRDLSの構成例を示している。図19(B)は、乱数ラッチ選択レジスタRDLSに格納される乱数ラッチ選択データの各ビットにおける設定内容の一例を示している。乱数ラッチ選択レジスタRDLSのビット番号[1]に格納される乱数ラッチ選択データRDLS1は、乱数値レジスタR2Dとなる乱数値レジスタ559Bへの取込方法を示している。図19(B)に示す例では、ソフトウェアによる乱数値取込指定データRDLT1の書き込みに応じて乱数値となる数値データを乱数値レジスタR2Dに取り込む場合に、乱数ラッチ選択データRDLS1のビット値を“0”とする。これに対して、入力ポートP1への信号入力に応じて乱数値となる数値データを乱数値レジスタR2Dに取り込む場合には、乱数ラッチ選択データRDLS1のビット値を“1”とする。乱数ラッチ選択レジスタRDLSのビット番号[0]に格納される乱数ラッチ選択データRDLS0は、乱数値レジスタR1Dとなる乱数値レジスタ559Aへの取込方法を示している。図19(B)に示す例では、ソフトウェアによる乱数値取込指定データRDLT0の書き込みに応じて乱数値となる数値データを乱数値レジスタR1Dに取り込む場合に、乱数ラッチ選択データRDLS0のビット値を“0”とする。これに対して、入力ポートP0への信号入力に応じて乱数値となる数値データを乱数値レジスタR1Dに取り込む場合には、乱数ラッチ選択データRDLS0のビット値を“1”とする。

20

30

【0179】

乱数値レジスタ559A、559Bはそれぞれ、乱数列変更回路555から出力された乱数列RSNにおける数値データを乱数値として格納するレジスタである。図20(A)及び(B)は、乱数値レジスタR1Dとなる乱数値レジスタ559Aの構成例を示している。なお、図20(A)は、乱数値レジスタR1Dの下位バイトR1D(L)を示し、図20(B)は、乱数値レジスタR1Dの上位バイトR1D(H)を示している。図20(C)及び(D)は、乱数値レジスタR2Dとなる乱数値レジスタ559Bの構成例を示している。なお、図20(C)は、乱数値レジスタR2Dの下位バイトR2D(L)を示し、図20(D)は、乱数値レジスタR2Dの上位バイトR2D(H)を示している。乱数値レジスタ559A、559Bはいずれも16ビット(2バイト)のレジスタであり、16ビットの乱数値を格納することができる。

40

【0180】

乱数値レジスタ559Aは、乱数ラッチセクタ558Aから供給される乱数ラッチ信号LL1がオン状態となったことに応答して、乱数列変更回路555から出力された乱数列RSNにおける数値データを乱数値として取り込んで格納する。乱数値レジスタ559Aは、CPU505から供給されるレジスタリード信号RRS1がオン状態となったときに、読出可能(イネーブル)状態となり、格納されている数値データを内部バス等に出力する。これに対して、レジスタリード信号RRS1がオフ状態であるときには、常に同じ

50

値（例えば「6 5 5 3 5 H」など）を出力して、読出不能（ディセーブル）状態となればよい。また、乱数値レジスタ5 5 9 Aは、乱数ラッチ信号L L 1がオン状態である場合に、レジスタリード信号R R S 1を受信不可能な状態となるようにしてもよい。さらに、乱数値レジスタ5 5 9 Aは、乱数ラッチ信号L L 1がオン状態となるより前にレジスタリード信号R R S 1がオン状態となっている場合に、乱数ラッチ信号L L 1を受信不可能な状態となるようにしてもよい。

【0 1 8 1】

乱数値レジスタ5 5 9 Bは、乱数ラッチセクタ5 5 8 Bから供給される乱数ラッチ信号L L 2がオン状態となったことに応答して、乱数列変更回路5 5 5から出力された乱数列R S Nにおける数値データを乱数値として取り込んで格納する。乱数値レジスタ5 5 9 Bは、C P U 5 0 5から供給されるレジスタリード信号R R S 2がオン状態となったときに、読出可能（イネーブル）状態となり、格納されている数値データを内部バス等に出力する。これに対して、レジスタリード信号R R S 2がオフ状態であるときには、常に同じ値（例えば「6 5 5 3 5 H」など）を出力して、読出不能（ディセーブル）状態となればよい。また、乱数値レジスタ5 5 9 Bは、乱数ラッチ信号L L 2がオン状態である場合に、レジスタリード信号R R S 2を受信不可能な状態となるようにしてもよい。さらに、乱数値レジスタ5 5 9 Bは、乱数ラッチ信号L L 2がオン状態となるより前にレジスタリード信号R R S 2がオン状態となっている場合に、乱数ラッチ信号L L 2を受信不可能な状態となるようにしてもよい。

【0 1 8 2】

乱数値レジスタ5 5 9 Aと乱数値レジスタ5 5 9 Bは、図8（B）に示すような遊技制御用マイクロコンピュータ1 0 0が備える内蔵レジスタのうち、乱数ラッチフラグレジスタR D F M（アドレス2 0 3 3 H）と、乱数割込み制御レジスタR D I C（アドレス2 0 3 1 H）とを用いて、乱数ラッチ時の動作管理や割込み制御を可能にする。乱数ラッチフラグレジスタR D F Mは、乱数値レジスタ5 5 9 Aと乱数値レジスタ5 5 9 Bのそれぞれに対応して、乱数値となる数値データがラッチされたか否かを示す乱数ラッチフラグを格納するレジスタである。例えば、乱数ラッチフラグレジスタR D F Mでは、乱数値レジスタ5 5 9 Aと乱数値レジスタ5 5 9 Bのそれぞれに対応した乱数ラッチフラグの状態（オン又はオフ）を示すデータが格納され、乱数値レジスタ5 5 9 Aや乱数値レジスタ5 5 9 Bに数値データが取り込まれて格納されたときに対応する乱数ラッチフラグがオン状態となり新たな数値データの格納が制限される一方、乱数値レジスタ5 5 9 Aや乱数値レジスタ5 5 9 Bに格納された数値データが読み出されたときに対応する乱数ラッチフラグがオフ状態となり新たな数値データの格納が許可される。乱数割込み制御レジスタR D I Cは、乱数値レジスタ5 5 9 Aや乱数値レジスタ5 5 9 Bに乱数値となる数値データがラッチされたときに発生する割込みの許可／禁止を設定するレジスタである。

【0 1 8 3】

図2 1（A）は、乱数ラッチフラグレジスタR D F Mの構成例を示している。図2 1（B）は、乱数ラッチフラグレジスタR D F Mに格納される乱数ラッチフラグデータの各ビットにおける設定内容の一例を示している。乱数ラッチフラグレジスタR D F Mのビット番号[1]に格納される乱数ラッチフラグデータR D F M 1は、乱数値レジスタR 2 Dとなる乱数値レジスタ5 5 9 Bに数値データが取り込まれたか否かを示す乱数ラッチフラグとなる。図2 1（B）に示す例では、乱数値レジスタR 2 Dに数値データが取り込まれていないときに（乱数値取込なし）、乱数ラッチフラグデータR D F M 1のビット値が“0”となって乱数ラッチフラグがオフ状態にクリアされる一方、数値データが取り込まれたときには（乱数値取込あり）、そのビット値が“1”となって乱数ラッチフラグがオン状態にセットされる。乱数ラッチフラグレジスタR D F Mのビット番号[0]に格納される乱数ラッチフラグデータR D F M 0は、乱数値レジスタR 1 Dとなる乱数値レジスタ5 5 9 Aに数値データが取り込まれたか否かを示す乱数ラッチフラグとなる。図2 1（B）に示す例では、乱数値レジスタR 1 Dに数値データが取り込まれていないときに（乱数値取込なし）、乱数ラッチフラグデータR D F M 0のビット値が“0”となって乱数ラッチフ

ラグがオフ状態にクリアされる一方、数値データが取り込まれたときには（乱数値取込みあり）、そのビット値が“ 1 ”となって乱数ラッチフラグがオン状態にセットされる。

【0184】

各乱数ラッチフラグがオンであるときには、各乱数ラッチフラグと対応付けられた乱数値レジスタ R1D あるいは乱数値レジスタ R2D における新たな数値データの格納が制限（禁止）される。すなわち、乱数値レジスタ R1D に数値データが取り込まれたか否かを示す乱数ラッチフラグデータ RDFM0 のビット値が“ 1 ”となって乱数ラッチフラグがオン状態であるときには、乱数値レジスタ R1D に格納された数値データを変更することができず、新たな数値データの格納（取り込み）が制限（禁止）される。また、乱数値レジスタ R2D に乱数値データが取り込まれたか否かを示す乱数ラッチフラグデータ RDFM1 のビット値が“ 1 ”となって乱数ラッチフラグがオン状態であるときには、乱数値レジスタ R2D に格納された数値データを変更することができず、新たな数値データの格納（取り込み）が制限（禁止）される。これに対して、各乱数ラッチフラグがオフであるときには、各乱数ラッチフラグと対応付けられた乱数値レジスタ R1D あるいは乱数値レジスタ R2D における新たな数値データの格納が許可される。すなわち、乱数ラッチフラグデータ RDFM0 のビット値が“ 0 ”となって乱数ラッチフラグがオフ状態であるときには、乱数値レジスタ R1D に格納された数値データを変更することができ、新たな数値データの格納（取り込み）が許可される。また、乱数ラッチフラグデータ RDFM1 のビット値が“ 0 ”となって乱数ラッチフラグがオフ状態であるときには、乱数値レジスタ R2D に格納された数値データを変更することができ、新たな数値データの格納（取り込み）が許可される。

10

20

【0185】

なお、乱数ラッチフラグデータ RDFM0 や乱数ラッチフラグデータ RDFM1 のビット値は、“ 0 ”となることで対応する乱数ラッチフラグがオフ状態にクリアされる一方で“ 1 ”となることでオン状態にセットされる正論理のものに限定されず、“ 1 ”となることで対応する乱数ラッチフラグがオフ状態となる一方で“ 0 ”となることでオン状態となる負論理のものであってもよい。すなわち、各乱数ラッチフラグは、対応する乱数値レジスタ R1D 又は乱数値レジスタ R2D に数値データが格納されたときにオン状態となり新たな数値データの格納が制限（禁止）される一方で、対応する乱数値レジスタ R1D 又は乱数値レジスタ R2D の読み出しが行われたときにオフ状態となり新たな数値データの格納が許可されるものであればよい。

30

【0186】

図 22（A）は、乱数割込み制御レジスタ RDIC の構成例を示している。図 22（B）は、乱数割込み制御レジスタ RDIC に格納される乱数割込み制御データの各ビットにおける設定内容の一例を示している。乱数割込み制御レジスタ RDIC のビット番号 [1] に格納される乱数割込み制御データ RDIC1 は、乱数値レジスタ R2D となる乱数値レジスタ 559B に数値データが取り込まれたときに発生する割込みを、許可するか禁止するかの割込み制御設定を示している。図 22（B）に示す例では、乱数値レジスタ R2D への取込時における割込みを禁止する場合に（割込み禁止）、乱数割込み制御データ RDIC1 のビット値を“ 0 ”とする一方、この割込みを許可する場合には（割込み許可）、そのビット値を“ 1 ”とする。乱数割込み制御レジスタ RDIC のビット番号 [0] に格納される乱数割込み制御データ RDIC0 は、乱数値レジスタ R1D となる乱数値レジスタ 559A に数値データが取り込まれたときに発生する割込みを、許可するか禁止するかの割込み制御設定を示している。図 22（B）に示す例では、乱数値レジスタ R1D への取込時における割込みを禁止する場合に（割込み禁止）、乱数割込み制御データ RDIC0 のビット値を“ 0 ”とする一方、この割込みを許可する場合には（割込み許可）、そのビット値を“ 1 ”とする。

40

【0187】

図 6 に示す構成例では、乱数回路 509 が遊技制御用マイクロコンピュータ 100 に内蔵されている。これに対して、例えば図 23 に示すように、乱数回路 509 は、遊技制御

50

用マイクロコンピュータ100とは異なる乱数回路チップとして、遊技制御用マイクロコンピュータ100に外付けされるものであってもよい。この場合、第1始動口スイッチ22Aからの第1始動入賞信号SS1をスイッチ回路114の内部にて分岐し、一方を遊技制御用マイクロコンピュータ100が備えるPIP510の入力ポートP0へと入力させて、他方を乱数回路509が備えるラッチ用フリップフロップ557AのD入力端子へと入力させればよい。また、第2始動口スイッチ22Bからの第2始動入賞信号SS2をスイッチ回路114の内部にて分岐し、一方を遊技制御用マイクロコンピュータ100が備えるPIP510の入力ポートP1へと入力させて、他方を乱数回路509が備えるラッチ用フリップフロップ557BのD入力端子へと入力させればよい。遊技制御用マイクロコンピュータ100との間では、例えば遊技制御用マイクロコンピュータ100が備えるクロック回路502からシステムクロック出力端子CLKOを介して出力された内部システムクロックSCLKを乱数回路509が備える周波数監視回路551やクロック用フリップフロップ552へと入力させたり、遊技制御用マイクロコンピュータ100が備える外部バスインタフェース501に接続されたアドレスバスやデータバス、制御信号線などを介して、乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データの読み出しなどが行われたりすればよい。

10

【0188】

また、図23に示すように乱数回路509が遊技制御用マイクロコンピュータ100に外付けされる場合にも、各乱数ラッチフラグの状態（オン／オフ）に応じて、乱数値レジスタR1Dや乱数値レジスタR2Dへの新たな数値データの格納が制限（禁止）あるいは許可されるようにすればよい。図8（B）に示す内蔵レジスタのうち、例えば乱数ラッチ選択レジスタRDL Sや乱数割込み制御レジスタRDI C、乱数値取込レジスタRDL T、乱数ラッチフラグレジスタRDF M、乱数列変更レジスタRDS C、乱数値レジスタR1D、乱数値レジスタR2Dといった、乱数回路509が使用する各種レジスタは、遊技制御用マイクロコンピュータ100には内蔵されず、遊技制御用マイクロコンピュータ100に外付けされた乱数回路509に内蔵されるようにしてもよい。この場合、遊技制御用マイクロコンピュータ100のCPU505は、例えば外部バスインタフェース501などを介して、乱数回路509に内蔵された各種レジスタの書き込みや読み出しを行うようにすればよい。

20

【0189】

図6に示す遊技制御用マイクロコンピュータ100が備えるPIP510は、例えば6ビット幅の入力専用ポートであり、専用端子となる入力ポートP0～入力ポートP2と、機能兼用端子となる入力ポートP3～入力ポートP5とを含んでいる。入力ポートP3は、CPU505等に接続される外部マスカブル割込み端子XINTと兼用される。入力ポートP4は、CPU505等に接続される外部ノンマスカブル割込み端子XNMIと兼用される。入力ポートP5は、シリアル通信回路511が使用する第1チャンネル受信端子RXAと兼用される。入力ポートP3～入力ポートP5の使用設定は、プログラム管理エリアに記憶される機能設定KFC Sにより指示される。

30

【0190】

PIP510は、図8（B）に示すような遊技制御用マイクロコンピュータ100が備える内蔵レジスタのうち、入力ポートレジスタPI（アドレス2090H）などを用いて、入力ポートP0～入力ポートP5の状態管理等を行う。入力ポートレジスタPIは、入力ポートP0～入力ポートP5のそれぞれに対応して、外部信号の入力状態を示すビット値が格納されるレジスタである。

40

【0191】

図24（A）は、入力ポートレジスタPIの構成例を示している。図24（B）は、入力ポートレジスタPIに格納される入力ポートデータの各ビットにおける設定内容の一例を示している。入力ポートレジスタPIのビット番号〔5〕に格納される入力ポートデータPI5は、第1チャンネル受信端子RXAと兼用される入力ポートP5における端子状態（オン／オフ）を示している。入力ポートレジスタPIのビット番号〔4〕に格納される

50

入力ポートデータ P I 4 は、外部ノンマスカブル割込み端子 X N M I と兼用される入力ポート P 4 における端子状態（オン／オフ）を示している。入力ポートレジスタ P I のビット番号 [3] に格納される入力ポートデータ P I 3 は、外部マスカブル割込み端子 X I N T と兼用される入力ポート P 3 における端子状態（オン／オフ）を示している。入力ポートレジスタ P I のビット番号 [2] に格納される入力ポートデータ P I 2 は、入力ポート P 2 における端子状態（オン／オフ）を示している。入力ポートレジスタ P I のビット番号 [1] に格納される入力ポートデータ P I 1 は、入力ポート P 1 における端子状態（オン／オフ）を示している。入力ポートレジスタ P I のビット番号 [0] に格納される入力ポートデータ P I 0 は、入力ポート P 0 における端子状態（オン／オフ）を示している。

【 0 1 9 2 】

遊技制御用マイクロコンピュータ 1 0 0 が備えるシリアル通信回路 5 1 1 は、例えば全二重、非同期、標準 N R Z（Non Return to Zero）フォーマットで通信データを取扱う回路である。一例として、シリアル通信回路 5 1 1 は、外部回路との間にて双方向でシリアルデータを送受信可能な第 1 チャネル送受信回路と、外部回路との間にて単一方向でシリアルデータを送信のみが可能な第 2 チャネル送信回路とを含んでいればよい。シリアル通信回路 5 1 1 が備える第 1 チャネル送受信回路は、払出制御基板 1 5 に搭載された払出制御用マイクロコンピュータ 1 5 0 との間における双方向のシリアル通信に使用されてもよい。シリアル通信回路 5 1 1 が備える第 2 チャネル送信回路は、演出制御基板 1 2 に搭載された演出制御用マイクロコンピュータ 1 2 0 との間における単一方向（送信のみ）のシリアル通信に使用されてもよい。これにより、演出制御基板 1 2 の側から主基板 1 1 に対する信号入力を禁止して、不正行為を防止することができる。

【 0 1 9 3 】

シリアル通信回路 5 1 1 では、例えばオーバーランエラー、ブ레이크コードエラー、フレーミングエラー、パリティエラーといった、4 種類のエラーが通信データの受信時に発生することがあり、いずれかのエラーが発生したときに、受信割込みを発生させることができればよい。オーバーランエラーは、受信済みの通信データがユーザプログラムによってリードされるより前に、次の通信データを受信してしまった場合に発生するエラーである。ブ레이크コードエラーは、通信データの受信中に所定のブ레이크コードが検出されたとき発生するエラーである。フレーミングエラーは、受信した通信データにおけるストップビットが “ 0 ” である場合に発生するエラーである。パリティエラーは、パリティ機能を使用する設定とした場合、受信した通信データのパリティが、予め指定したパリティと一致しない場合に発生するエラーである。

【 0 1 9 4 】

シリアル通信回路 5 1 1 は、第 1 割込み制御回路と、第 2 割込み制御回路とを含んでいてもよい。第 1 割込み制御回路は、シリアル通信回路 5 1 1 に含まれる第 1 チャネル送受信回路における割込み発生因子を管理して、通信割込み要求を制御するための回路である。第 1 割込み制御回路が制御する割込みには、第 1 チャネル送信割込みと、第 1 チャネル受信割込みとがある。第 1 チャネル送信割込みには、送信完了による割込みや、送信データエンプティによる割込みが含まれている。第 1 チャネル受信割込みには、受信データフルによる割込みや、ブ레이크コードエラー、オーバーランエラー、フレーミングエラー、パリティエラーといった受信時エラーの発生による割込みが含まれている。第 2 割込み制御回路は、シリアル通信回路 5 1 1 に含まれる第 2 チャネル受信回路における割込み発生因子を管理して、通信割込み要求を制御するための回路である。第 2 割込み制御回路が制御する割込みは、第 2 チャネル送信割込みである。第 2 チャネル送信割込みには、送信完了による割込みや、送信データエンプティによる割込みが含まれている。

【 0 1 9 5 】

遊技制御用マイクロコンピュータ 1 0 0 が備えるアドレスデコード回路 5 1 2 は、遊技制御用マイクロコンピュータ 1 0 0 の内部における各機能ブロックのデコードや、外部装置用のデコード信号であるチップセレクト信号のデコードを行うための回路である。チップセレクト信号により、遊技制御用マイクロコンピュータ 1 0 0 の内部回路、あるいは、

10

20

30

40

50

周辺デバイスとなる外部装置を、選択的に有効動作させて、CPU 505からのアクセスが可能となる。

【0196】

遊技制御用マイクロコンピュータ100が備えるROM 506には、ゲーム制御用のユーザプログラムやセキュリティチェックプログラム506Aとなる制御コードの他に、遊技の進行を制御するために用いられる各種の選択用データ、テーブルデータなどが格納される。例えば、ROM 506には、CPU 505が各種の判定や決定、設定を行うために用意された複数の判定テーブルや決定テーブル、設定テーブルなどを構成するデータが記憶されている。また、ROM 506には、CPU 505が主基板11から各種の制御コマンドとなる制御信号を送信するために用いられる複数のコマンドテーブルを構成するテーブルデータや、飾り図柄の変動パターンを複数種類格納する変動パターンテーブルを構成するテーブルデータなどが記憶されている。

10

【0197】

図25は、飾り図柄の変動パターンを例示する説明図である。この実施の形態では、可変表示結果が「ハズレ」となる場合のうち、飾り図柄の可変表示態様が「非リーチ」である場合と「リーチ」である場合のそれぞれに対応して、また、可変表示結果が「大当たり」となる場合のうち、大当たり種別が「非確変」又は「確変」である場合と「突確」である場合、さらには、可変表示結果が「小当たり」となる場合などに対応して、複数の変動パターンが予め用意されている。なお、可変表示結果が「ハズレ」で飾り図柄の可変表示態様が「非リーチ」である場合に対応した変動パターンは、非リーチ変動パターン（「非リーチハズレ変動パターン」ともいう）と称され、可変表示結果が「ハズレ」で飾り図柄の可変表示態様が「リーチ」である場合に対応した変動パターンは、リーチ変動パターン（「リーチハズレ変動パターン」ともいう）と称される。また、非リーチ変動パターンとリーチ変動パターンは、可変表示結果が「ハズレ」となる場合に対応したハズレ変動パターンに含まれる。可変表示結果が「大当たり」や「小当たり」である場合に対応した変動パターンは、当り変動パターンと称される。

20

【0198】

図25に示すように、この実施の形態では、非リーチ変動パターンとして、変動パターンPA1-1～変動パターンPA1-4が、予め用意されている。また、リーチ変動パターンとして、変動パターンPA2-1、変動パターンPA2-2、変動パターンPB2-1、変動パターンPB2-2、変動パターンPA3-1、変動パターンPA3-2、変動パターンPB3-1、変動パターンPB3-2が、予め用意されている。可変表示結果が「大当たり」で大当たり種別が「非確変」又は「確変」となる場合に対応した当り変動パターンとしては、変動パターンPA4-1、変動パターンPA4-2、変動パターンPB4-1、変動パターンPB4-2、変動パターンPA5-1、変動パターンPA5-2、変動パターンPB5-1、変動パターンPB5-2が、予め用意されている。可変表示結果が「大当たり」で大当たり種別が「突確」となる場合や、可変表示結果が「小当たり」となる場合に対応した当り変動パターンとしては、変動パターンPC1-1～変動パターンPC1-3が、予め用意されている。さらに、可変表示結果が「大当たり」で大当たり種別が「突確」となる場合にのみ対応した当り変動パターンとして、変動パターンPC1-4及び変動パターンPC1-5が、予め用意されている。

30

40

【0199】

図26は、この実施の形態における飾り図柄の変動パターン種別を示している。図25に示す各変動パターンは、図26に示す複数の変動パターン種別のうち、少なくとも1つの変動パターン種別に含まれている。すなわち、各変動パターン種別は、例えば飾り図柄の可変表示中に実行される演出動作などに基づいて分類（グループ化）された1つ又は複数の変動パターンを含むように構成されていけばよい。一例として、複数の変動パターンをリーチ演出の種類（演出態様）で分類（グループ化）して、飾り図柄の可変表示状態がリーチ状態とならない変動パターンが含まれる変動パターン種別と、ノーマルリーチを伴う変動パターンが含まれる変動パターン種別と、スーパリーチ（スーパリーチα又は

50

スーパーリーチβ)を伴う変動パターンが含まれる変動パターン種別とに分ければよい。他の一例として、複数の変動パターンを「擬似連」の可変表示演出の有無や擬似連変動(再変動)の実行回数で分類(グループ化)して、「擬似連」の可変表示演出を実行しない変動パターンが含まれる変動パターン種別と、「擬似連」の可変表示演出にて擬似連変動(再変動)の実行回数を1回とする変動パターンが含まれる変動パターン種別と、「擬似連」の可変表示演出にて擬似連変動(再変動)の実行回数を2回以上とする変動パターンが含まれる変動パターン種別とに分ければよい。さらに他の一例として、複数の変動パターンを「擬似連」や「滑り」などの特定演出の有無、あるいは、飾り図柄の可変表示時間などに応じて、分類(グループ化)してもよい。複数の変動パターン種別のうちには、共通の変動パターンを含んで構成されたものがあるもよい。

10

【0200】

図26に示す例では、可変表示結果が「ハズレ」で「非リーチ」の可変表示態様となる場合に対応して、変動パターン種別CA1-1～変動パターン種別CA1-3が、予め用意されている。また、可変表示結果が「ハズレ」で「リーチ」の可変表示態様となる場合に対応して、変動パターン種別CA2-1～変動パターン種別CA2-4が、予め用意されている。可変表示結果が「大当たり」で「非確変」又は「確変」の可変表示態様(大当たり種別)に対応して、変動パターン種別CA3-1～変動パターン種別CA3-3が、予め用意されている。可変表示結果が「大当たり」で「突確」の可変表示態様(大当たり種別)である場合や可変表示結果が「小当たり」である場合に対応して、変動パターン種別CA4-1が、予め用意されている。さらに、可変表示結果が「大当たり」で「突確」の可変表示態様(大当たり種別)である場合のみに対応して、変動パターン種別CA4-2が、予め用意されている。

20

【0201】

変動パターン種別CA1-1は、特別図柄や飾り図柄の可変表示時間が短縮されず、また、「擬似連」や「滑り」などの可変表示演出が実行されない「短縮なし」の変動パターン種別であり、「短縮なし」と予め対応付けられた変動パターンを含んでいる。変動パターン種別CA1-2は、例えば通常状態にて合計保留記憶数が「3」以上であることや、確変状態又は時短状態にて合計保留記憶数が「2」以上であることに対応して、特別図柄や飾り図柄の可変表示時間が短縮されて、「擬似連」や「滑り」などの特定演出が実行されない「短縮あり」の変動パターン種別であり、「短縮あり」と予め対応付けられた変動パターンを含んでいる。なお、通常状態であるときに可変表示時間が短縮される場合に対応した変動パターン種別と、確変状態又は時短状態であるときに可変表示時間が短縮される場合に対応した変動パターン種別とを、別個に設けるようにしてもよい。また、通常状態であるときに、合計保留記憶数が「3」で可変表示時間が短縮される場合に対応した変動パターン種別と、合計保留記憶数が「4」で可変表示時間が短縮される場合に対応した変動パターン種別とを、別個に設けるようにしてもよい。変動パターン種別CA1-3は、可変表示態様が「非リーチ」となる場合に「擬似連」や「滑り」の特定演出が実行される「滑り、擬似連」の変動パターン種別であり、「滑り、擬似連」と予め対応付けられた変動パターンを含んでいる。

30

【0202】

変動パターン種別CA2-1は、「擬似連」の特定演出が実行されずに、飾り図柄の可変表示状態をリーチ状態とした後に通常のリーチ演出となるノーマルリーチを伴い、リーチ演出が終了したときにリーチ組合せの確定飾り図柄を導出表示する「ノーマルリーチ(ハズレ)擬似連なし」の変動パターン種別であり、「ノーマルリーチ(ハズレ)擬似連なし」と予め対応付けられた変動パターンを含んでいる。変動パターン種別CA2-2は、「擬似連」の特定演出における擬似連変動(再変動)の実行回数が1回であり、飾り図柄の可変表示状態をリーチ状態とした後にノーマルリーチを伴い、リーチ演出が終了したときにリーチ組合せの確定飾り図柄を導出表示する「ノーマルリーチ(ハズレ)擬似連変動1回」の変動パターン種別であり、「ノーマルリーチ(ハズレ)擬似連変動1回」と予め対応付けられた変動パターンを含んでいる。

40

50

【0203】

変動パターン種別CA2-3は、「擬似連」の特定演出における擬似連変動（再変動）の実行回数が2回であり、飾り図柄の可変表示状態をリーチ状態とした後にノーマルリーチを伴い、リーチ演出が終了したときにリーチ組合せの確定飾り図柄を導出表示する「ノーマルリーチ（ハズレ）擬似連変動2回」の変動パターン種別であり、「ノーマルリーチ（ハズレ）擬似連変動2回」と予め対応付けられた変動パターンを含んでいる。変動パターン種別CA2-4は、飾り図柄の可変表示状態をリーチ状態とした後にスーパーリーチ（スーパーリーチα又はスーパーリーチβ）を伴い、リーチ演出が終了したときにリーチ組合せの確定飾り図柄を導出表示する「スーパーリーチ（ハズレ）」の変動パターン種別であり、「スーパーリーチ（ハズレ）」と予め対応付けられた変動パターンを含んでいる。

10

【0204】

変動パターン種別CA3-1は、「擬似連」の可変表示演出が実行されずに、飾り図柄の可変表示状態をリーチ状態とした後にノーマルリーチを伴い、リーチ演出が終了したときに大当り組合せの確定飾り図柄を導出表示する「ノーマルリーチ（大当り）擬似連なし」の変動パターン種別であり、「ノーマルリーチ（大当り）擬似連なし」と予め対応付けられた変動パターンを含んでいる。変動パターン種別CA3-2は、「擬似連」の可変表示演出が実行されて、飾り図柄の可変表示状態をリーチ状態とした後にノーマルリーチを伴い、リーチ演出が終了したときに大当り組合せの確定飾り図柄を導出表示する「ノーマルリーチ（大当り）擬似連あり」の変動パターン種別であり、「ノーマルリーチ（大当り）擬似連あり」と予め対応付けられた変動パターンを含んでいる。変動パターン種別CA3-3は、飾り図柄の可変表示状態をリーチ状態とした後にスーパーリーチを伴い、リーチ演出が終了したときに大当り組合せの確定飾り図柄を導出表示する「スーパーリーチ（大当り）」の変動パターン種別であり、「スーパーリーチ（大当り）」と予め対応付けられた変動パターンを含んでいる。

20

【0205】

変動パターン種別CA4-1は、2回開放チャンス目となる確定飾り図柄を導出表示する「2回開放チャンス目停止」の変動パターン種別であり、「2回開放チャンス目停止」と予め対応付けられた変動パターンを含んでいる。図25に示す変動パターンの例では、変動パターンPC1-1～変動パターンPC1-3が、確定飾り図柄を複数種類の2回開放チャンス目のいずれかとする変動パターンとなっており、変動パターン種別CA4-1に含まれることになる。変動パターン種別CA4-2は、可変表示結果が「大当り」で大当り種別が「突確」である場合に飾り図柄の可変表示状態をリーチ状態としてからリーチ組合せの確定飾り図柄を導出表示する「2回開放時リーチハズレ」の変動パターン種別であり、「2回開放時リーチハズレ」と予め対応付けられた変動パターンを含んでいる。図25に示す変動パターンの例では、変動パターンPC1-4及び変動パターンPC1-5が、確定飾り図柄をリーチ組合せとする変動パターンとなっており、変動パターン種別CA4-2に含まれることになる。

30

【0206】

図27は、ROM506に記憶される特図表示結果決定テーブルの構成例を示している。この実施の形態では、特図表示結果決定テーブルとして、図27（A）に示す第1特図表示結果決定テーブル130Aと、図27（B）に示す第2特図表示結果決定テーブル130Bとが、予め用意されている。第1特図表示結果決定テーブル130Aは、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームにおいて可変表示結果となる確定特別図柄が導出表示される以前に、その可変表示結果を「大当り」として大当り遊技状態に制御するか否かや、可変表示結果を「小当り」として小当り遊技状態に制御するか否かを、特図表示結果決定用の乱数値MR1に基づいて決定するために参照されるテーブルである。第2特図表示結果決定テーブル130Bは、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームにおいて可変表示結果となる確定特別図柄が導出表示される以前に、その可変表示結果を「大当り」として大当り遊技状態に制御するか否かや、可変表示結

40

50

果を「小当り」として小当り遊技状態に制御するか否かを、特図表示結果決定用の乱数値MR1に基づいて決定するために参照されるテーブルである。

【0207】

第1特図表示結果決定テーブル130Aでは、図34に示す遊技制御フラグ設定部592に設けられた確変フラグがオフであるかオンであるかに応じて、特図表示結果決定用の乱数値MR1と比較される数値（決定値）が、「大当り」や「小当り」、「ハズレ」の特図表示結果に割り当てられている。第2特図表示結果決定テーブル130Bでは、確変フラグがオフであるかオンであるかに応じて、特図表示結果決定用の乱数値MR1と比較される数値（決定値）が、「大当り」や「ハズレ」の特図表示結果に割り当てられている。第1特図表示結果決定テーブル130Aや第2特図表示結果決定テーブル130Bにおいて、特図表示結果決定用の乱数値MR1と比較される決定値を示すテーブルデータは、特図表示結果を「大当り」として大当り遊技状態に制御するか否かの決定結果に割り当てられる決定用データとなっている。そして、第1特図表示結果決定テーブル130Aと第2特図表示結果決定テーブル130Bのそれぞれでは、確変フラグがオンであるときには、確変フラグがオフであるときに比べて多くの決定値が、「大当り」の特図表示結果に割り当てられている。ここで、パチンコ遊技機1における遊技状態が確変状態であるときには、確変フラグがオンとなる。その一方で、パチンコ遊技機1における遊技状態が通常状態や時短状態であるときには、確変フラグがオフとなる。これにより、パチンコ遊技機1における遊技状態が確変状態であるときには、通常状態や時短状態であるときに比べて、特図表示結果を「大当り」として大当り遊技状態に制御すると決定される確率が高くなる。すなわち、第1特図表示結果決定テーブル130Aと第2特図表示結果決定テーブル130Bのそれぞれでは、パチンコ遊技機1における遊技状態が確変状態であるときに、通常状態や時短状態であるときに比べて大当り遊技状態に制御すると決定される確率が高くなるように、決定用データが大当り遊技状態に制御するか否かの決定結果に割り当てられている。

【0208】

また、図27（A）に示す第1特図表示結果決定テーブル130Aの設定例では、所定範囲の決定値（「30000」～「30099」の範囲の値）が「小当り」の特図表示結果に割り当てられている。その一方で、図27（B）に示す第2特図表示結果決定テーブル130Bの設定例では、「小当り」の特図表示結果に決定値が割り当てられていない。このような設定により、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームを開始するための第1開始条件が成立したことに基いて可変表示結果の判定を行う場合と、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームを開始するための第2開始条件が成立したことに基いて可変表示結果の判定を行う場合とで、特図表示結果を「小当り」として小当り遊技状態に制御すると決定される割合を、異ならせることができる。特に、第2特図を用いた特図ゲームでは特図表示結果を「小当り」として小当り遊技状態に制御すると決定されることがないので、例えば時短状態や確変状態といった、普通可変入賞球装置6Bが形成する第2始動入賞口に遊技球が進入しやすい遊技状態において、賞球を得ることが困難な小当り遊技状態の頻発を回避して、遊技の間延びによる遊技興趣の低下を防止できる。

【0209】

なお、第2特図表示結果決定テーブル130Bにおいても、第1特図表示結果決定テーブル130Aにおける設定とは異なる所定範囲の決定値が、「小当り」の特図表示結果に割り当てられるようにしてもよい。あるいは、第1開始条件と第2開始条件のいずれが成立したかにかかわらず、共通の特図表示結果決定テーブルを参照して、特図表示結果の判定を行うようにしてもよい。

【0210】

図27（B）に示す第2特図表示結果決定テーブル130Bの設定例では、特図表示結果決定用の乱数値MR1と比較される決定値のうち、「0」を示す値が「大当り」の特図表示結果に割り当てられている。これに対して、「0」を示す決定値は、「大当り」の特

図表示結果に対して割り当てられず、「ハズレ」の特図表示結果に対して割り当てられるようにしてもよい。これにより、例えば第2乱数初期設定KRS2のビット番号[1]におけるビット値を“0”に設定した場合にスタート値となるデフォルト値「0000H」の設定タイミングで第2始動入賞信号SS1を故意に入力させて特図表示結果決定用の乱数値MR1となる「0」を示す数値データを乱数値レジスタR2Dに格納させて読み出すことや、乱数値レジスタR2Dの破壊や故障を利用して特図表示結果決定用の乱数値MR1となる「0」を示す数値データを抽出させることなどにより、不正に特図表示結果が「大当たり」とされてしまうことを防止できる。また、第2特図表示結果決定テーブル130Bでは、第1特図表示結果決定テーブル130Aと同一の決定値が「大当たり」の特図表示結果に割り当てられるようにしてもよい。

10

【0211】

図28は、ROM506に記憶される大当たり種別決定テーブル131の構成例を示している。大当たり種別決定テーブル131は、特図表示結果を「大当たり」として大当たり遊技状態に制御すると決定されたときに、大当たり種別決定用の乱数値MR2に基づき、大当たり種別を複数種類のいずれかに決定するために参照されるテーブルである。大当たり種別決定テーブル131では、図34に示す遊技制御バッファ設定部595に設けられた変動特図指定バッファの値（変動特図指定バッファ値）が「1」であるか「2」であるかに応じて、大当たり種別決定用の乱数値MR2と比較される数値（決定値）が、「非確変」や「確変」、「突確」といった複数種類の大当たり種別に割り当てられている。ここで、変動特図指定バッファ値は、第1開始条件の成立により第1特別図柄表示装置4Aにて第1特図を用いた特図ゲームを開始するときに「1」が設定される一方で、第2開始条件の成立により第2特別図柄表示装置4Bにて第2特図を用いた特図ゲームを開始するときに「2」が設定される。また、大当たり種別決定テーブル131は、遊技制御バッファ設定部595に設けられた大当たり種別バッファの値（大当たり種別バッファ値）を、大当たり種別決定用の乱数値MR2に基づいて決定された大当たり種別に対応して、「0」～「2」のいずれかに設定するためのテーブルデータ（設定用データ）を含んでいる。

20

【0212】

図28に示す大当たり種別決定テーブル131の設定例では、変動特図指定バッファ値が「1」であるか「2」であるかに応じて、「突確」の大当たり種別に対する決定値の割当てが異なっている。すなわち、変動特図指定バッファ値が「1」である場合には、所定範囲の決定値（「82」～「99」の範囲の値）が「突確」の大当たり種別に割り当てられる一方で、変動特図指定バッファ値が「2」である場合には、「突確」の大当たり種別に対して決定値が割り当てられていない。このような設定により、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームを開始するための第1開始条件が成立したことに基づいて大当たり種別を複数種類のいずれかに決定する場合と、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームを開始するための第2開始条件が成立したことに基づいて大当たり種別を複数種類のいずれかに決定する場合とで、大当たり種別を「突確」に決定する割合を、異ならせることができる。特に、第2特図を用いた特図ゲームでは大当たり種別を「突確」として2ラウンド大当たり状態に制御すると決定されることがないので、例えば時短状態や確変状態といった、普通可変入賞球装置6Bが形成する第2始動入賞口に遊技球が進入しやすい遊技状態において、賞球を得ることが困難な2ラウンド大当たり状態の頻発を回避して、遊技の間延びによる遊技興趣の低下を防止できる。なお、変動特図指定バッファ値が「2」である場合にも、変動特図指定バッファ値が「1」である場合とは異なる所定範囲の決定値が、「突確」の大当たり種別に割り当てられるようにしてもよい。

30

40

【0213】

図29は、ROM506に記憶されるリーチ決定テーブル132の構成例を示している。リーチ決定テーブル132は、特図表示結果を「ハズレ」にすると決定されたときに、リーチ決定用の乱数値MR3に基づき、飾り図柄の可変表示状態をリーチ状態とするか否かを決定するために参照されるテーブルである。リーチ決定テーブル132では、遊技状態が通常状態であるか時短状態又は確変状態であるかや、合計保留記憶数に応じて、リー

50

チ決定用の乱数値MR3と比較される数値（決定値）が、飾り図柄の可変表示状態をリーチ状態としない「非リーチ」やリーチ状態とする「リーチ」を示すリーチ決定結果に、割り当てられている。

【0214】

図29に示すリーチ決定テーブル132の設定例では、パチンコ遊技機1における遊技状態が通常状態であるか時短状態又は確変状態であるかに応じて、リーチ決定結果に対する決定値の割当てが異なっている。また、図29に示す設定例では、合計保留記憶数に応じて、リーチ決定結果に対する決定値の割当てが異なっている。例えば、遊技状態が通常状態であるときには、合計保留記憶数が「0」である場合に対応して、「0」～「204」の範囲の決定値が「非リーチ」の決定結果に割り当てられ、「205」～「239」の範囲の決定値が「リーチ」の決定結果に割り当てられている。合計保留記憶数が「1」である場合には、合計保留記憶数が「0」である場合よりも多い「0」～「217」の範囲の決定値が「非リーチ」の決定結果に割り当てられている。合計保留記憶数が「2」である場合には、合計保留記憶数が「0」や「1」である場合よりも多い「0」～「220」の範囲の決定値が「非リーチ」の決定結果に割り当てられている。合計保留記憶数が「3」又は「4」である場合には、「0」～「230」の範囲の決定値が「非リーチ」の決定結果に割り当てられ、合計保留記憶数が「5」～「8」である場合には「0」～「233」の範囲の決定値が「非リーチ」の決定結果に割り当てられている。このような設定により、特図ゲームの保留記憶数（合計保留記憶数）が所定数（例えば「3」）以上であるときには、所定数未満であるときに比べて、飾り図柄の可変表示状態をリーチ状態にすると決定される割合が低くなる。そして、非リーチ変動パターンにおける平均的な特図変動時間がリーチ変動パターンにおける平均的な特図変動時間に比べて短くなるように設定されていれば、合計保留記憶数が所定数以上であるときには、所定数未満であるときに比べて、平均的な特図変動時間を短縮することができる。

【0215】

図30及び図31は、ROM506に記憶される変動パターン種別決定テーブルの構成例を示している。この実施の形態では、変動パターン種別決定テーブルとして、図30（A）に示す大当り変動パターン種別決定テーブル133Aと、図30（B）に示す小当り変動パターン種別決定テーブル133Bと、図30（C）に示す非リーチ変動パターン種別決定テーブル133Cと、図31に示すリーチ変動パターン種別決定テーブル133Dとが、予め用意されている。各変動パターン種別決定テーブルは、変動パターン種別決定用の乱数値MR4などに基づいて、変動パターン種別を複数種類のいずれかに決定するために参照されるテーブルである。

【0216】

図30（A）に示す大当り変動パターン種別決定テーブル133Aは、特図表示結果を「大当り」にすると決定されたときに、使用テーブルとして選択される。大当り変動パターン種別決定テーブル133Aでは、大当り種別の決定結果が「非確変」、「確変」、「突確」のいずれであるかに応じて、変動パターン種別決定用の乱数値MR4と比較される数値（決定値）が、変動パターン種別CA3-1～変動パターン種別CA3-3や変動パターン種別CA4-1、変動パターン種別CA4-2などに、割り当てられている。

【0217】

図30（A）に示す大当り変動パターン種別決定テーブル133Aの設定例では、大当り種別が複数種類のいずれに決定されたかに応じて、各変動パターン種別に決定される割合が異なるように、決定値が各変動パターン種別に割り当てられている。例えば、大当り種別が「非確変」であるか「確変」であるかに応じて、変動パターン種別CA3-1～変動パターン種別CA3-3に対する決定値の割当てが異なっている。また、大当り種別が「非確変」又は「確変」である場合には、変動パターン種別CA3-1～変動パターン種別CA3-3に対して決定値が割り当てられている一方で、変動パターン種別CA4-1及び変動パターン種別CA4-2に対しては決定値が割り当てられていない。他方、大当り種別が「突確」である場合には、変動パターン種別CA4-1及び変動パターン種別C

A 4-2 に対して決定値が割り当てられている一方で、変動パターン種別 C A 3-1 ~ 変動パターン種別 C A 3-3 に対しては決定値が割り当てられていない。

【0218】

このように、大当たり種別に応じて各変動パターン種別に対する決定値の割当てが異なっている。また、大当たり種別に応じて異なる変動パターン種別に対して決定値が割り当てられることがある。こうして、大当たり種別を複数種類のいずれにするかの決定結果に応じて、異なる変動パターン種別に決定することができ、また、同一の変動パターン種別に決定される割合を異ならせることができる。なお、パチンコ遊技機 1 における遊技状態が通常状態、確変状態、時短状態のいずれであるかに応じて各変動パターン種別に対する決定値の割当てが異なる変動パターン種別決定テーブルを参照してもよい。これにより、遊技状態が複数種類のいずれであるかに応じて、異なる変動パターン種別に決定することができ、また、同一の変動パターン種別に決定される割合を異ならせることができる。

10

【0219】

図 30 (B) に示す小当たり変動パターン種別決定テーブル 133B は、特図表示結果を「小当たり」にすると決定されたときに、使用テーブルとして選択される。小当たり変動パターン種別決定テーブル 133B では、変動パターン種別決定用の乱数値 M R 4 と比較される数値（決定値）の全部が、変動パターン種別 C A 4-1 に割り当てられている。変動パターン種別 C A 4-1 には、図 30 (A) に示す大当たり変動パターン種別決定テーブル 133A において、大当たり種別が「突確」である場合にに応じて決定値の一部が割り当てられている。このように、変動パターン種別 C A 4-1 は、大当たり種別が「突確」になる場合と、特図表示結果が「小当たり」になる場合とで、共通の変動パターン種別となっている。すなわち、大当たり変動パターン種別決定テーブル 133A にて大当たり種別が「突確」に対応したテーブルデータと、小当たり変動パターン種別決定テーブル 133B を構成するテーブルデータとは、共通の変動パターン種別が含まれるように設定されている。このような設定により、変動パターン種別 C A 4-1 に含まれる変動パターンによる飾り図柄の可変表示が実行されたときには、特図表示結果が「大当たり」で大当たり種別が「突確」となって 2 ラウンド大当たり状態に制御されるか、特図表示結果が「小当たり」となって小当たり遊技状態に制御されるかを、遊技者が認識することは困難になり、2 回開放遊技（2 ラウンド大当たり状態や小当たり遊技状態における大入賞口の開閉動作）の終了後に確変状態となること（大当たり種別が「突確」となること）に対する遊技者の期待感を高めて遊技の興趣を向上させることができる。

20

30

【0220】

図 30 (C) に示す非リーチ変動パターン種別決定テーブル 133C は、特図表示結果を「ハズレ」にする決定と、飾り図柄の可変表示状態をリーチ状態にしない「非リーチ」の決定とがなされたときに、使用テーブルとして選択される。非リーチ変動パターン種別決定テーブル 133C では、遊技状態が通常状態であるか時短状態又は確変状態であるかや、合計保留記憶数などに応じて、変動パターン種別決定用の乱数値 M R 4 と比較される数値（決定値）が、変動パターン種別 C A 1-1 ~ 変動パターン種別 C A 1-3 などに、割り当てられている。図 30 (C) に示す非リーチ変動パターン種別決定テーブル 133C の設定例では、パチンコ遊技機 1 における遊技状態が通常状態であるか時短状態又は確変状態であるかに応じて、各変動パターン種別に対する決定値の割当てが異なっている。また、図 30 (C) に示す設定例では、合計保留記憶数に応じて、各変動パターン種別に対する決定値の割当てが異なっている。こうして、パチンコ遊技機 1 における遊技状態や合計保留記憶数に応じて、各変動パターン種別の決定割合を異ならせる。ここでは、遊技状態が時短状態又は確変状態であるときに、通常状態であるときよりも平均的な特図変動時間が短くなるように、各変動パターン種別に対して決定値が割り当てられればよい。また、合計保留記憶数が所定数以上であるときには、所定数未満であるときよりも平均的な特図変動時間が短くなるように、各変動パターン種別に対して決定値が割り当てられればよい。

40

【0221】

50

図31に示すリーチ変動パターン種別決定テーブル133Dは、特図表示結果を「ハズレ」にする決定と、飾り図柄の可変表示状態をリーチ状態にする「リーチ」の決定とがなされたときに、使用テーブルとして選択される。リーチ変動パターン種別決定テーブル133Dでは、遊技状態が通常状態、時短状態、確変状態のいずれであるかや、合計保留記憶数などに応じて、変動パターン種別決定用の乱数値MR4と比較される数値（決定値）が、変動パターン種別CA2-1～変動パターン種別CA2-4などに、割り当てられている。

【0222】

図32は、ROM506に記憶される変動パターン決定テーブルの構成例を示している。この実施の形態では、変動パターン決定テーブルとして、図32(A)に示す当り変動パターン決定テーブル134Aと、図32(B)に示すハズレ変動パターン決定テーブル134Bとが、予め用意されている。各変動パターン決定テーブルは、変動パターン決定用の乱数値MR5などに基づいて、変動パターンを複数種類のいずれかに決定するために参照されるテーブルである。各変動パターン決定テーブルでは、変動パターン種別の決定結果に応じて、変動パターン決定用の乱数値MR5と比較される数値（決定値）が、単一種類又は複数種類の変動パターンに割り当てられている。

10

【0223】

図33は、ROM506に記憶される始動口入賞テーブルの構成例を示している。この実施の形態では、始動口入賞テーブルとして、図33(A)に示す第1始動口入賞テーブル135Aと、図33(B)に示す第2始動口入賞テーブル135Bとが、予め用意されている。各始動口入賞テーブルは、普通入賞球装置6Aが形成する第1始動入賞口や普通可変入賞球装置6Bが形成する第2始動入賞口を遊技球が通過（進入）して始動入賞が発生したときに、各種の設定を行うために参照されるテーブルである。

20

【0224】

図33(A)に示す第1始動口入賞テーブル135Aは、第1始動入賞口を遊技球が通過（進入）して始動入賞が発生したときに、使用テーブルとして選択される。第1始動口入賞テーブル135Aは、第1保留記憶カウンタアドレスや乱数値レジスタR1Dアドレス、第1特図保留記憶部アドレス、第1始動入賞指定コマンドテーブルアドレス、始動データ（第1）などを指定するテーブルデータから構成されている。第1保留記憶カウンタアドレスは、第1保留記憶カウンタに割り当てられたアドレスである。第1保留記憶カウンタは、図34に示す遊技制御カウンタ設定部594に設けられて第1特図保留記憶数をカウントする。乱数値レジスタR1Dアドレスは、図8(B)に示す内蔵レジスタエリアにおいて乱数値レジスタR1Dに割り当てられたアドレス（例えば先頭アドレス2038Hなど）である。第1特図保留記憶部アドレスは、図34に示す第1特図保留記憶部591Aに割り当てられたアドレス（例えば先頭アドレスなど）である。第1始動入賞指定コマンドテーブルアドレスは、ROM506に記憶される第1始動入賞指定コマンドテーブルのアドレス（例えば先頭アドレスなど）である。始動データ（第1）は、図34に示す始動データ記憶部591Cに記憶されて第1始動入賞口を遊技球が通過（進入）したことを示す「第1」の始動データである。

30

【0225】

図33(B)に示す第2始動口入賞テーブル135Bは、第2始動入賞口を遊技球が通過（進入）して始動入賞が発生したときに、使用テーブルとして選択される。第2始動口入賞テーブル135Bは、第2保留記憶カウンタアドレスや乱数値レジスタR2Dアドレス、第2特図保留記憶部アドレス、第2始動入賞指定コマンドテーブルアドレス、始動データ（第2）などを指定するテーブルデータから構成されている。第2保留記憶カウンタアドレスは、第2保留記憶カウンタに割り当てられたアドレスである。第2保留記憶カウンタは、図34に示す遊技制御カウンタ設定部594に設けられて第2特図保留記憶数をカウントする。乱数値レジスタR2Dアドレスは、図8(B)に示す内蔵レジスタエリアにおいて乱数値レジスタR2Dに割り当てられたアドレス（例えば先頭アドレス203AHなど）である。第2特図保留記憶部アドレスは、図34に示す第2特図保留記憶部59

40

50

1 Bに割り当てられたアドレス（例えば先頭アドレスなど）である。第2始動入賞指定コマンドテーブルアドレスは、ROM 506に記憶される第2始動入賞指定コマンドテーブルのアドレス（例えば先頭アドレスなど）である。始動データ（第2）は、図34に示す始動データ記憶部591Cに記憶されて第2始動入賞口を遊技球が通過（進入）したことを示す「第2」の始動データである。

【0226】

遊技制御用マイクロコンピュータ100が備えるRAM 507には、パチンコ遊技機1における遊技の進行などを制御するために用いられる各種のデータを保持する領域として、例えば図34に示すような遊技制御用データ保持エリア590が設けられている。図34に示す遊技制御用データ保持エリア590は、第1特図保留記憶部591Aと、第2特図保留記憶部591Bと、始動データ記憶部591Cと、遊技制御フラグ設定部592と、遊技制御タイマ設定部593と、遊技制御カウンタ設定部594と、遊技制御バッファ設定部595とを備えている。

10

【0227】

第1特図保留記憶部591Aは、普通入賞球装置6Aが形成する第1始動入賞口を遊技球が通過（進入）したことによる始動入賞の発生に対応して第1始動条件は成立したが第1開始条件は成立していない特図ゲーム（第1特別図柄表示装置4Aによる第1特図を用いた特図ゲーム）の保留データを記憶する。一例として、第1特図保留記憶部591Aは、第1始動入賞口への入賞順に保留番号と関連付けて、その入賞による第1始動条件の成立に基づいてCPU 505により取得された特図表示結果決定用の乱数値MR1を示す数値データや大当たり種別決定用の乱数値MR2を示す数値データを保留データとし、その数が所定の上限値（例えば「4」）に達するまで記憶する。

20

【0228】

第2特図保留記憶部591Bは、普通可変入賞球装置6Bが形成する第2始動入賞口を遊技球が通過（進入）したことによる始動入賞の発生に対応して第2始動条件は成立したが第2開始条件は成立していない特図ゲーム（第2特別図柄表示装置4Bによる第2特図を用いた特図ゲーム）の保留データを記憶する。一例として、第2特図保留記憶部591Bは、第2始動入賞口への入賞順に保留番号と関連付けて、その入賞による第2始動条件の成立に基づいてCPU 505により取得された特図表示結果決定用の乱数値MR1を示す数値データや大当たり種別決定用の乱数値MR2を示す数値データを保留データとし、その数が所定の上限値（例えば「4」）に達するまで記憶する。

30

【0229】

始動データ記憶部591Cは、第1始動入賞口と第2始動入賞口のいずれに遊技球が入賞したかを示す始動データを、各遊技球の入賞順を特定可能として記憶する。一例として、始動データ記憶部591Cには、合計保留記憶数の上限値（例えば「8」）に対応した領域が確保され、第1始動入賞口への入賞に対応した「第1」の始動データ、あるいは、第2始動入賞口への入賞に対応した「第2」の始動データを、各遊技球の入賞順に従った保留番号と関連付けて記憶する。

【0230】

なお、第1特図保留記憶部591Aと第2特図保留記憶部591B、始動データ記憶部591Cは、別々に設けるようにしてもよいし、これらを組み合わせた記憶領域を設けるようにしてもよい。一例として、始動データ記憶領域と乱数値記憶領域とを組み合わせた領域を8つ含む記憶領域を設けるようにしてもよい。このような構成において、始動データ記憶領域と乱数値記憶領域の各領域には、RAM 507における連続したアドレスが割り当てられればよい。この場合、例えば合計保留記憶数に基づいてデータ格納先のアドレスを指定するポインタの値を更新することによって、空き領域の先頭となる始動データ記憶領域に、始動データをセットする。このとき、空き領域の先頭を特定するには、例えば1つの保留データ（始動データと乱数値を示す数値データ）におけるデータ数を合計保留記憶数に乗算した値に1加算した値（始動データ記憶領域1つ分を加算した値）を、アドレスのオフセット値として特定する。こうして特定したオフセット値に従ってポインタの

40

50

値を更新すればよい。この構成では、1つの保留データに対応して始動データ記憶領域と乱数値記憶領域が1つずつの合計2つのデータ格納領域が設けられている。そこで、合計保留記憶数を2倍した値に1加算した値がアドレスのオフセット値として特定される。一例として、合計保留記憶数が「3」である場合には、オフセット値として「+7」（合計保留記憶数「3」を2倍した後に1加算した値）が特定され、このオフセット値に対応した始動データ記憶領域に始動データをセットすることになる。また、1つの保留データに対応して1つの始動データ記憶領域と2つの乱数値記憶領域との合計3つのデータ格納領域が設けられている場合には、合計保留記憶数を3倍した値に1加算した値（始動データ記憶領域1つ分を加算した値）が、アドレスのオフセット値として特定されればよい。

【0231】

また、データ格納先のアドレスを指定するポインタの初期位置を保留番号「1」に対応した始動データ記憶領域とする場合には、1つの保留データにおけるデータ数を合計保留記憶数に乗算した値が、アドレスのオフセット値として特定されればよい。例えば、1つの保留データに対応して1つの始動データ記憶領域と1つの乱数値記憶領域との合計2つのデータ格納領域が設けられている場合には、合計保留記憶数を2倍した値が、アドレスのオフセット値として特定されればよい。また、1つの保留データに対応して1つの始動データ記憶領域と2つの乱数値記憶領域との合計3つのデータ格納領域が設けられている場合には、合計保留記憶数を3倍した値が、アドレスのオフセット値として特定されればよい。こうして始動データ記憶領域に始動データをセットした後は、アドレスを指定するポインタの値を1加算して、加算後のポインタが指すアドレスの乱数値記憶領域に、乱数値を示す数値データを格納すればよい。

【0232】

遊技制御フラグ設定部592には、パチンコ遊技機1における遊技の進行状況などに応じて状態を更新可能な複数種類のフラグが設けられている。例えば、遊技制御フラグ設定部592には、複数種類のフラグそれぞれについて、フラグの値を示すデータや、オン状態あるいはオフ状態を示すデータが記憶される。一例として、遊技制御フラグ設定部592には、特図プロセスフラグ、普図プロセスフラグ、大当りフラグ、小当りフラグ、確変フラグ、時短フラグなどが設けられていればよい。

【0233】

特図プロセスフラグは、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームの進行や、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームの進行などを制御するために実行される図39のステップS96や図41に示す特別図柄プロセス処理において、どの処理を選択・実行すべきかを指示する。普図プロセスフラグは、普通図柄表示器20による普通図柄を用いた普図ゲームの進行などを制御するために実行される図39のステップS97に示す普通図柄プロセス処理において、どの処理を選択・実行すべきかを指示する。

【0234】

大当りフラグは、特図ゲームが開始されるときに特図表示結果を「大当り」とする旨の決定結果に対応して、オン状態にセットされる。その一方で、特図ゲームにおける確定特別図柄として大当り図柄が停止表示されたことなどに対応して、クリアされてオフ状態となる。小当りフラグは、特図ゲームが開始されるときに特図表示結果を「小当り」とする旨の決定結果に対応して、オン状態にセットされる。その一方で、特図ゲームにおける確定特別図柄として小当り図柄が停止表示されたことなどに対応して、クリアされてオフ状態となる。確変フラグは、パチンコ遊技機1における遊技状態が確変状態に制御されることに対応してオン状態にセットされる一方で、確変状態が終了することなどに対応してクリアされてオフ状態となる。時短フラグは、パチンコ遊技機1における遊技状態が時短状態に制御されることに対応してオン状態にセットされる一方で、時短状態が終了することなどに対応してクリアされてオフ状態となる。

【0235】

遊技制御タイマ設定部593には、パチンコ遊技機1における遊技の進行を制御するた

10

20

30

40

50

めに用いられる各種のタイマが設けられている。例えば、遊技制御タイマ設定部 593 には、複数種類のタイマそれぞれにおけるタイマ値を示すデータが記憶される。一例として、遊技制御タイマ設定部 593 には、遊技制御プロセスタイマ、特図変動タイマ、普図変動タイマ、バックアップ監視タイマなどが設けられていればよい。

【0236】

遊技制御プロセスタイマは、例えば大当り遊技状態あるいは小当り遊技状態の進行を制御するための時間などを、主基板 11 の側にて計測するためのものである。具体的な一例として、遊技制御プロセスタイマは、大当り遊技状態あるいは小当り遊技状態の進行を制御するために計測する時間に対応したタイマ値を示すデータを、遊技制御プロセスタイマ値として記憶し、定期的にカウントダウンするダウンカウンタとして用いられる。あるいは、遊技制御プロセスタイマは、大当り遊技状態もしくは小当り遊技状態の開始時点といった、所定時点からの経過時間に対応したタイマ値を示すデータを記憶し、定期的にカウントアップするアップカウンタとして用いられてもよい。

10

【0237】

特図変動タイマは、特図ゲームの実行時間である特図変動時間といった特図ゲームの進行を制御するための時間を、主基板 11 の側にて計測するためのものである。具体的な一例として、特図変動タイマは、特図ゲームの進行を制御するために計測する時間に対応したタイマ値を示すデータを、特図変動タイマ値として記憶し、定期的にカウントダウンするダウンカウンタとして用いられる。あるいは、特図変動タイマは、特図ゲームの開始時点からの経過時間に対応したタイマ値を示すデータを記憶し、定期的にカウントアップするアップカウンタとして用いられてもよい。

20

【0238】

普図変動タイマは、普図ゲームの実行時間である普図変動時間といった普図ゲームの進行を制御するための時間を、主基板 11 の側にて計測するためのものである。具体的な一例として、普図変動タイマは、普図ゲームの進行を制御するために計測する時間に対応したタイマ値を示すデータを、普図変動タイマ値として記憶し、定期的にカウントダウンするダウンカウンタとして用いられる。あるいは、普図変動タイマは、普図ゲームの開始時点からの経過時間に対応したタイマ値を示すデータを記憶し、定期的にカウントアップするアップカウンタとして用いられてもよい。

30

【0239】

バックアップ監視タイマは、電源基板 10 に搭載された電源監視回路 303 から伝送される電源断信号がオン状態となつてからの経過時間を計測するためのものである。一例として、電源監視回路 303 から供給される電源電圧 VSL が低下したことに基づいて出力される電源断信号を主基板 11 にて検知したときに、バックアップ監視タイマによる経過時間の計測が開始される。そして、電源断信号の出力が停止されるまでは、バックアップ監視タイマによる計測を継続させる。バックアップ監視タイマによって計測された経過時間が所定時間に達すると、例えば RAM 507 におけるバックアップ領域のデータを保護する処理といった、電力の供給停止に対応した所定の準備処理が実行される。

【0240】

遊技制御カウンタ設定部 594 には、パチンコ遊技機 1 における遊技の進行を制御するために用いられるカウンタ値を計数するためのカウンタが複数種類設けられている。例えば、遊技制御カウンタ設定部 594 には、複数種類のカウンタそれぞれにおけるカウンタ値を示すデータが記憶される。一例として、遊技制御カウンタ設定部 594 に、ランダムカウンタ、第 1 保留記憶カウンタ、第 2 保留記憶カウンタ、ラウンド数カウンタなどが設けられていればよい。

40

【0241】

遊技制御カウンタ設定部 594 のランダムカウンタは、遊技の進行を制御するために用いられる乱数値を示す数値データの一部を、乱数回路 509 とは別個に、CPU 505 がソフトウェアにより更新可能にカウントするためのものである。例えば、遊技制御カウンタ設定部 594 のランダムカウンタには、乱数値 MR1 ~ MR5 を示す数値データが、ラ

50

ンダムカウント値として記憶される。そして、乱数値MR 2～MR 5については、CPU 505によるソフトウェアの実行に応じて、定期的あるいは不定期に、各乱数値を示す数値データが更新される。

【0242】

第1保留記憶カウンタは、第1特図保留記憶部591Aにおける保留データの記憶数である第1特図保留記憶数をカウントするためのものである。例えば、第1保留記憶カウンタには、第1特図保留記憶数に対応したカウント値を示すデータが、第1保留記憶カウント値として記憶され、第1特図保留記憶数の増減に対応して更新（例えば1加算あるいは1減算）される。第2保留記憶カウンタは、第2特図保留記憶部591Bにおける保留データの記憶数である第2特図保留記憶数をカウントするためのものである。例えば、第2保留記憶カウンタには、第2特図保留記憶数に対応したカウント値を示すデータが、特図保留記憶カウント値として記憶され、特図保留記憶数の増減に対応して更新（例えば1加算あるいは1減算）される。なお、第1及び第2保留記憶カウンタとは別個に、合計保留記憶数をカウントするための合計保留記憶カウンタを設けてもよい。あるいは、合計保留記憶数は、第1保留記憶カウント値と第2保留記憶カウント値とを加算することにより特定できるようにしてもよい。

10

【0243】

ラウンド数カウンタは、大当り遊技状態におけるラウンドの実行回数などをカウントするためのものである。例えば、ラウンド数カウンタには、大当り遊技状態の開始時にカウント初期値「1」を示すデータが、ラウンド数カウント値として設定される。そして、1回のラウンドが終了して次のラウンドが開始されるときに、ラウンド数カウント値が1加算されて更新される。また、ラウンド数カウンタは、小当り遊技状態における可変入賞動作の実行回数もカウントするようにしてもよい。

20

【0244】

遊技制御バッファ設定部595は、パチンコ遊技機1における遊技の進行を制御するために用いられるデータを一時的に記憶する各種のバッファが設けられている。例えば、遊技制御バッファ設定部595には、複数種類のバッファそれぞれにおけるバッファ値を示すデータが記憶される。一例として、遊技制御バッファ設定部595には、送信コマンドバッファ、変動特図指定バッファ、大当り種別バッファ、スイッチオンバッファなどが設けられていればよい。

30

【0245】

送信コマンドバッファは、主基板11からサブ側の制御基板に対して制御コマンドを送信するための設定データを一時的に格納するために用いられる。例えば、送信コマンドバッファは、複数（例えば「12」）のバッファ領域を備えて構成され、送信する制御コマンドに対応したコマンドテーブルのROM506における記憶アドレスを示す設定データなどが、各バッファ領域に格納される。また、送信コマンドバッファにおいて設定データの書込や読出を行うバッファ領域は、送信コマンドポインタなどによって指定され、複数のバッファ領域をリングバッファとして使用することができるよう構成されていればよい。

【0246】

変動特図指定バッファには、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームと、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームのうち、いずれの特図ゲームが実行されるかを示すバッファ値が格納される。一例として、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームが実行されることに伴って、変動特図指定バッファの値（変動特図指定バッファ値）が“1”に設定される。また、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームが実行されることに伴って、変動特図指定バッファ値が“2”に設定される。そして、特図ゲームが終了したことなどに対応して、変動特図指定バッファ値が“0”に設定される。

40

【0247】

大当り種別バッファには、可変表示結果が「大当り」となる場合における飾り図柄の可

50

変表示態様を、「非確変」、「確変」、「突確」といった複数種類の大当たり種別のいずれかとする決定結果に対応した値が、大当たり種別バッファ値として格納される。一例として、図28に示すような大当たり種別決定テーブル131での設定に基づき、大当たり種別が「非確変」の場合には大当たり種別バッファ値が「0」に設定され、大当たり種別が「確変」の場合には大当たり種別バッファ値が「1」に設定され、大当たり種別が「突確」の場合には大当たり種別バッファ値が「2」に設定される。

【0248】

スイッチオンバッファは、ゲートスイッチ21や第1及び第2始動口スイッチ22A、22B、カウントスイッチ23といった各スイッチに対応した複数のビット値を格納し、各スイッチから伝送された検出信号の状態（オン又はオフ）に対応して、各ビット値（例えばオフに対応した「0」やオンに対応した「1」など）が変更可能に設定される。すなわち、スイッチオンバッファの各ビット値は、予め対応付けられたスイッチのオンが検出された場合に「1」が設定され、そのスイッチのオフが検出された場合に「0」が設定される。

【0249】

図2に示すように、演出制御基板12には、演出制御用マイクロコンピュータ120が搭載されている。また、演出制御基板12には、演出制御用マイクロコンピュータ120からの描画コマンドに応じて画像データを生成するVDP（Video Display Processor）121や、画像表示装置5、スピーカ8L、8R及び遊技効果ランプ9等の発光体といった演出装置による演出動作を制御するために用いられる各種データを記憶する演出データメモリ122なども搭載されている。演出制御用マイクロコンピュータ120は、例えば遊技制御用マイクロコンピュータ100と同様の構成を有する1チップマイクロコンピュータであり、外部バスインタフェース、クロック回路、固有情報記憶回路、リセット／割込みコントローラ、CPU、ROM、RAM、CTC、乱数回路、PIP、シリアル通信回路、アドレスデコード回路などを備えていればよい。また、演出制御用マイクロコンピュータ120における構成の全部又は一部を、遊技制御用マイクロコンピュータ100における構成とは異ならせてもよい。一例として、演出制御基板12の側で用いられる乱数値となる数値データを、全てソフトウェアにより更新する場合には、演出制御用マイクロコンピュータ120が乱数回路を備えていなくてもよい。また、シリアル通信回路では、少なくとも主基板11から伝送される演出制御コマンドを受信可能な受信回路が設けられていればよく、画像表示装置5、音声制御基板13、ランプ制御基板14に対するデータや指令信号の送信は、外部バスインタフェースやアドレスデコード回路を用いて行うようにしてもよい。

【0250】

演出制御用マイクロコンピュータ120では、CPUがROMから読み出した演出制御用のプログラムを実行することにより、演出用の電気部品（演出装置）による演出動作を制御するための処理が実行される。このときには、CPUがROMから固定データを読み出す固定データ読出動作や、CPUがRAMに各種の変動データを書き込んで一時記憶させる変動データ書込動作、CPUがRAMに一時記憶されている各種の変動データを読み出す変動データ読出動作、CPUが外部バスインタフェースやPIP、シリアル通信回路などを介して演出制御用マイクロコンピュータ120の外部から各種信号の入力を受け付ける受信動作、CPUが外部バスインタフェースやシリアル通信回路などを介して演出制御用マイクロコンピュータ120の外部へと各種信号を出力する送信動作なども行われる。なお、演出制御用マイクロコンピュータ120を構成する1チップのマイクロコンピュータには、少なくともCPUの他にRAMが内蔵されていればよく、ROMや乱数回路、PIPなどは、外付けされるものでも内蔵されるものでもよい。中継基板18を介して主基板11から送信された演出制御コマンドとなる制御信号は、演出制御用マイクロコンピュータ120が備える所定のシリアル受信端子に供給され、演出制御用マイクロコンピュータ120に内蔵されたシリアル通信回路にて受信すればよい。あるいは、演出制御コマンドとなる制御信号は、複数本の信号線（例えば8本の演出制御信号線）を介して、主基

10

20

30

40

50

板 1 1 から演出制御基板 1 2 へと向かう方向で平行に送受信されてもよい。

【0251】

VDP 1 2 1 は、画像表示装置 5 の表示領域に各種画像を表示させるための高速描画機能や動画像デコード機能といった画像データ処理機能を有し、演出制御用マイクロコンピュータ 1 2 0 からの表示制御指令に従った画像データ処理を実行する画像処理プロセッサである。なお、VDP 1 2 1 は、GPU (Graphics Processing Unit)、GCL (Graphics Controller LSI)、あるいは、より一般的にDSP (Digital Signal Processor) と称される画像処理用のマイクロプロセッサであってもよい。演出データメモリ 1 2 2 は、例えばフラッシュメモリなどの半導体メモリや磁気メモリ、光学メモリといった不揮発性の記録媒体を用いて構成されればよい。

10

【0252】

音声制御基板 1 3 には、例えば入出力ドライバや音声合成用 IC、音声データ ROM、増幅回路、ボリュームなどが搭載されている。一例として、音声制御基板 1 3 では、演出制御基板 1 2 から伝送された効果音信号に示される音番号データが入出力ドライバを介して音声合成用 IC に入力される。音声合成用 IC は、音番号データに応じた音声や効果音を生成し増幅回路に出力する。増幅回路は、音声合成用 IC の出力レベルを、ボリュームで設定されている音量に応じたレベルに増幅した音声信号を、スピーカ 8 L、8 R に出力する。音声データ ROM には、音番号データに応じた制御データが格納されており、音声合成用 IC が音番号データに応じた制御データを読み出して、音声や効果音が生成される。音声データ ROM の記憶データは、所定期間における音声や効果音の出力態様を時系列的に示すデータなどから構成されていけばよい。

20

【0253】

ランプ制御基板 1 4 には、例えば入出力ドライバやランプドライバなどが搭載されている。一例として、ランプ制御基板 1 4 では、演出制御基板 1 2 から伝送された電飾信号が、入出力ドライバを介してランプドライバに入力される。ランプドライバは、電飾信号を増幅して遊技効果ランプ 9 などに供給する。

【0254】

払出制御基板 1 5 には、払出制御用マイクロコンピュータ 1 5 0 やスイッチ回路 1 5 1 などが搭載されている。スイッチ回路 1 5 1 には、満タンスイッチ 2 6、球切れスイッチ 2 7、払出モータ位置センサ 7 1、払出カウントスイッチ 7 2、エラー解除スイッチ 7 3 などの各種スイッチやセンサからの検出信号が入力される。スイッチ回路 1 5 1 は、これらの検出信号を取り込んで、払出制御用マイクロコンピュータ 1 5 0 に伝送する。払出制御用マイクロコンピュータ 1 5 0 は、例えば遊技制御用マイクロコンピュータ 1 0 0 と同様の 1 チップマイクロコンピュータであり、外部バスインタフェース、クロック回路、固有情報記憶回路、リセット／割込みコントローラ、CPU、ROM、RAM、CTC、乱数回路、PI P、シリアル通信回路、アドレスデコード回路などを備えていけばよい。また、払出制御用マイクロコンピュータ 1 5 0 における構成の全部又は一部を、遊技制御用マイクロコンピュータ 1 0 0 における構成とは異ならせてもよい。一例として、払出制御基板 1 5 の側で乱数値となる数値データを用いない場合には、払出制御用マイクロコンピュータ 1 5 0 が乱数回路を備えていなくてもよい。また、シリアル通信回路では、少なくとも主基板 1 1 との間で双方向のシリアル通信が可能な送受信回路が 1 つ設けられていけばよく、払出モータ 5 1、エラー表示用 LED 7 4、発射制御基板 1 7 に対するデータや指令信号の送信は、外部バスインタフェースやアドレスデコード回路を用いて行うようにしてもよい。

30

40

【0255】

払出制御用マイクロコンピュータ 1 5 0 では、CPU が ROM から読み出した払出制御用のプログラムを実行することにより、払出モータ 5 1 を含む払出装置による払出動作などを制御するための処理が実行される。このときには、CPU が ROM から固定データを読み出す固定データ読出動作や、CPU が RAM に各種の変動データを書き込んで一時記憶させる変動データ書込動作、CPU が RAM に一時記憶されている各種の変動データを

50

読み出す変動データ読出動作、CPUが外部バスインタフェースやPIP、シリアル通信回路などを介して払出制御用マイクロコンピュータ150の外部から各種信号の入力を受け付ける受信動作、CPUが外部バスインタフェースやシリアル通信回路などを介して払出制御用マイクロコンピュータ150の外部へと各種信号を出力する送信動作なども行われる。なお、払出制御用マイクロコンピュータ150を構成する1チップのマイクロコンピュータには、少なくともCPUの他にRAMが内蔵されていればよく、ROMやPIPなどは、外付けされるものでも内蔵されるものでもよい。

【0256】

次に、本実施例におけるパチンコ遊技機1の動作（作用）を説明する。主基板11では、電源基板10からの電力供給が開始され遊技制御用マイクロコンピュータ100へのリセット信号がハイレベル（オフ状態）になったことに応じて、遊技制御用マイクロコンピュータ100が起動し、CPU505がROM506から読み出したセキュリティチェックプログラム506Aに基づき、図35のフローチャートに示すようなセキュリティチェック処理が実行される。このとき、遊技制御用マイクロコンピュータ100は、セキュリティモードとなり、ROM506に記憶されているゲーム制御用のユーザプログラムは未だ実行されない状態となる。

10

【0257】

図35に示すセキュリティチェック処理を開始すると、CPU505は、まず、セキュリティチェック処理が実行されることにより遊技制御用マイクロコンピュータ100がセキュリティモードとなる時間（セキュリティ時間）を決定するための処理を実行する。このとき、CPU505は、ROM506のプログラム管理エリアに記憶されるセキュリティ時間設定KSESのビット番号[2-0]におけるビット値を読み出す（ステップS1）。そして、この読出値が“000”であるか否かを判定する（ステップS2）。

20

【0258】

ステップS2にて読出値が“000”と判定された場合には（ステップS2；Yes）、定常設定時間を既定の固定時間に設定する（ステップS3）。ここで、定常設定時間は、セキュリティ時間のうち、パチンコ遊技機1におけるシステムリセットの発生等に基づくセキュリティチェック処理の実行回数（遊技制御用マイクロコンピュータ100がセキュリティモードとなる回数）に関わりなく、一定となる時間成分である。また、固定時間は、セキュリティ時間のうち、遊技制御用マイクロコンピュータ100の仕様などに基づいて予め定められた不変時間成分であり、例えばセキュリティ時間として設定可能な最小値となるものであればよい。

30

【0259】

ステップS2にて読出値が“000”以外と判定された場合には（ステップS2；No）、その読出値に対応して、固定時間に加えて図11（D）に示す設定内容により選択される延長時間を、定常設定時間に設定する（ステップS4）。こうして、セキュリティ時間設定KSESのビット番号[2-0]におけるビット値が“000”以外の値である場合には、セキュリティチェック処理の実行時間であるセキュリティ時間を、固定時間に加えて予め選択可能な複数の延長時間のいずれかに設定することができる。

40

【0260】

ステップS3、S4の処理のいずれかを実行した後は、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値を読み出す（ステップS5）。そして、この読出値が“00”であるか否かを判定する（ステップS6）。

【0261】

ステップS6にて読出値が“00”と判定された場合には（ステップS6；Yes）、定常設定時間をセキュリティ時間に設定する（ステップS7）。これに対して、読出値が“00”以外と判定された場合には（ステップS6；No）、その読出値に対応して決定される可変設定時間を、定常設定時間に加算してセキュリティ時間に設定する（ステップS8）。ここで、可変設定時間は、セキュリティ時間のうち、セキュリティチェック処理が実行されるごとに変化する時間成分であり、セキュリティ時間設定KSESのビット番

50

号〔4－3〕におけるビット値が“01”（ショートモード）であるか“10”（ロングモード）であるかに応じて異なる所定の時間範囲で変化する。例えば、システムリセットの発生時に、所定のフリーランカウンタにおけるカウント値が遊技制御用マイクロコンピュータ100に内蔵された可変セキュリティ時間用レジスタに格納される場合には、ステップS8の処理において、可変セキュリティ時間用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数（例えばハッシュ関数）に代入して得られた値を用いることなどにより、可変設定時間がシステムリセット毎に所定の時間範囲でランダムに変化するように決定されればよい。こうして、セキュリティ時間設定KSESのビット番号〔4－3〕におけるビット値が“00”以外の値である場合には、セキュリティチェック処理の実行時間であるセキュリティ時間を、システムリセットの発生等に基づくセキュリティチェック処理が実行されるごとに所定の時間範囲で変化させることができる。

10

【0262】

ここで、セキュリティ時間設定KSESのビット番号〔2－0〕におけるビット値が“000”以外の値であり、なおかつ、セキュリティ時間設定KSESのビット番号〔4－3〕におけるビット値が“00”以外の値である場合には、ステップS4にて設定される延長時間と、ステップS8にて設定される可変設定時間との双方が、固定時間に加算されて、セキュリティ時間が決定されることになる。

【0263】

ステップS7、S8の処理のいずれかを実行した後は、ROM506の所定領域に記憶されたセキュリティコードを読み出す（ステップS9）。ここで、ROM506の所定領域には、記憶内容のデータを所定の演算式によって演算した演算結果のセキュリティコードが予め記憶されている。セキュリティコードの生成方法としては、例えばハッシュ関数を用いてハッシュ値を生成するもの、エラー検出コード（CRCコード）を用いるもの、エラー訂正コード（ECCコード）を用いるもののいずれかといった、予め定められた生成方法を使用すればよい。また、ROM506のセキュリティコード記憶領域とは異なる所定領域には、セキュリティコードを演算により特定するための演算式が、暗号化して予め記憶されている。

20

【0264】

ステップS9の処理に続いて、暗号化された演算式を復号化して元に戻す（ステップS10）。その後、ステップS10で復号化した演算式により、ROM506の所定領域における記憶データを演算してセキュリティコードを特定する（ステップS11）。このときセキュリティコードを特定するための演算に用いる記憶データは、例えばROM506の記憶データのうち、セキュリティチェックプログラム506Aとは異なるユーザプログラムの全部又は一部に相当するプログラムデータ、あるいは、所定のテーブルデータを構成する固定データの全部又は一部であればよい。そして、ステップS9にて読み出したセキュリティコードと、ステップS11にて特定されたセキュリティコードとを比較する（ステップS12）。このときには、比較結果においてセキュリティコードが一致したか否かを判定する（ステップS13）。

30

【0265】

ステップS13にてセキュリティコードが一致しない場合には（ステップS13；No）、ROM506に不正な変更が加えられたと判断して、CPU505の動作を停止状態（HALT）へ移行させる。これに対して、ステップS13にてセキュリティコードが一致した場合には（ステップS13；Yes）、ステップS7やステップS8の処理で設定されたセキュリティ時間が経過したか否かを判定する（ステップS14）。そして、セキュリティ時間が経過していなければ（ステップS14；No）、ステップS14の処理を繰り返し実行して、セキュリティ時間が経過するまで待機する。その一方で、ステップS14にてセキュリティ時間が経過したと判定された場合には（ステップS14；Yes）、例えばCPU505に内蔵されたプログラムカウンタの値をROM506におけるユーザプログラムの先頭アドレス（アドレス0000H）に設定することなどにより、遊技制

40

50

御メイン処理の実行を開始する。このときには、ROM 506に記憶されたユーザプログラムを構成する制御コードの先頭から遊技制御の実行が開始されることにより、遊技制御用マイクロコンピュータ100の動作状態がセキュリティモードからユーザモードへと移行し、遊技制御メイン処理の実行が開始されることになる。

【0266】

図36は、遊技制御用マイクロコンピュータ100のCPU505により実行される遊技制御メイン処理の一例を示すフローチャートである。なお、以下に説明する各処理は、遊技制御用マイクロコンピュータ100が備えるCPU505によって実行されるものとする。また、遊技制御用マイクロコンピュータ100が備えるCTC508や乱数回路509、シリアル通信回路511などで発生した各種の割込み要因に基づく割込み要求は、CPU505に所定の割込み処理を実行させるためのものである。そして、CPU505やCPU505以外の各種回路を含んだ概念を遊技制御用マイクロコンピュータ100ということもあるものとする。図36に示す遊技制御メイン処理を開始すると、CPU505は、まず、割込禁止に設定し（ステップS21）、割込モードの設定を行う（ステップS22）。例えば、ステップS22では、遊技制御用マイクロコンピュータ100の特定レジスタ（Iレジスタ）の値（1バイト）と内蔵デバイスが出力する割込ベクタ（1バイト：最下位ビットは“0”）とを合成することにより割込アドレスが生成されるマスク可能割込の割込モード〔2〕が設定される。マスク可能な割込みが発生したときには、CPU505が自動的に割込禁止状態となる設定を行うとともに、プログラムカウンタの内容がスタックにセーブされればよい。

【0267】

続いて、例えばスタックポインタ指定アドレスの設定など、スタックポインタに関わる設定を行う（ステップS23）。また、図8（B）に示すような内蔵レジスタの設定（初期化）を行う（ステップS24）。一例として、ステップS24の処理では、第1チャンネル通信設定レジスタSAFMや第2チャンネル通信設定レジスタSBFM等の設定を行うことにより、シリアル通信回路511における動作設定が行われればよい。ステップS24の処理に続いて、CTC508やPIP510の設定が行われる（ステップS25）。ステップS25の処理を実行した後は、例えばPIP510に含まれる所定の入力ポートにおける端子状態をチェックすることなどにより、電源断信号がオフ状態となっているかを判定するようにしてもよい。

【0268】

その後、RAM507をアクセス可能に設定する（ステップS26）。続いて、電源基板10に設置されたクリアスイッチ304から伝送されるスイッチ信号（クリア信号）の信号状態などに基づき、クリアスイッチ304がオン操作されたかを判定する（ステップS27）。なお、ステップS27の処理では、クリアスイッチ304から伝送されるクリア信号を複数回チェックし、連続してオン状態となったときに、クリアスイッチ304がオン操作されたと判定してもよい。例えば、クリア信号の状態がオフ状態であることを1回確認したら、所定時間（例えば0.1秒）が経過した後に、クリア信号の状態をもう1回確認する。このとき、クリア信号がオフ状態であれば、クリア信号がオフ状態である旨の判定を行うようにする。他方、このときにクリア信号の状態がオン状態であれば、所定時間が経過した後に、クリア信号の状態を再び確認するようにしてもよい。なお、クリア信号の状態を再確認する回数は1回であってもよいし、複数回であってもよい。また、2回チェックして、チェック結果が一致していなかったときに、もう一度確認するようにしてもよい。

【0269】

ステップS27にてクリアスイッチ304がオフであるときには（ステップS27；No）、遊技制御フラグ設定部592などに設けられたバックアップフラグがオンとなっているかを判定する（ステップS28）。バックアップフラグの状態は、遊技制御用マイクロコンピュータ100への電力供給が停止するときに、遊技制御フラグ設定部592などに設定される。そして、このバックアップフラグの設定箇所がバックアップ電源によ

ってバックアップされることで、電力供給が停止した場合でも、バックアップフラグの状態は保存されることになる。ステップS 28では、例えばバックアップフラグの値として「55H」が遊技制御フラグ設定部592に設定されていれば、バックアップあり（オン状態）であると判断される。これに対して、「55H」以外の値が設定されていればバックアップなし（オフ状態）であると判断される。

【0270】

ステップS 28にてバックアップフラグがオンであるときには（ステップS 28；Yes）、RAM 507のデータチェックを行い、チェック結果が正常であるか否かを判定する（ステップS 29）。ステップS 29の処理では、例えばRAM 507の特定領域における記憶データを用いてチェックサムを算出し、算出されたチェックサムとメインチェックサムバッファに記憶されているチェックサムとを比較する。ここで、メインチェックサムバッファには、前回の電力供給停止時に、同様の処理によって算出されたチェックサムが記憶されている。そして、比較結果が不一致であれば、RAM 507の特定領域におけるデータが電力供給停止時のデータとは異なっていることから、チェック結果が正常でないと判断される。

10

【0271】

ステップS 29におけるチェック結果が正常であるときには（ステップS 29；Yes）、例えば遊技制御用マイクロコンピュータ100の内部状態といった主基板11における制御状態や、サブ側の制御基板（例えば演出制御基板12など）の制御状態などを電力供給が停止されたときの状態に戻すための復旧時における設定を行い、電断前の遊技状態を復旧させる（ステップS 30）。具体的な一例として、ステップS 30の処理では、ROM 506に格納されているバックアップ時設定テーブルの先頭アドレスをポインタに設定し、バックアップ時設定テーブルの内容を順次に、RAM 507内のワークエリアに設定する。ここで、RAM 507のワークエリアはバックアップ電源によってバックアップされており、バックアップ時設定テーブルには、作業領域のうちで初期化してもよい領域についての初期化データが設定されていてもよい。

20

【0272】

ステップS 27にてクリアスイッチ304がオンであるときや（ステップS 27；Yes）、ステップS 28にてバックアップフラグがオフであるとき（ステップS 28；No）、あるいは、ステップS 29にてチェック結果が正常ではないときには（ステップS 29；No）、停電復旧時でない電源投入時やシステムリセット時に対応した初期化処理を実行する。この初期化処理では、RAM 507のクリア（初期化）を行い（ステップS 31）、作業領域となるワークエリアを設定する（ステップS 32）。なお、ステップS 31の処理では、所定のデータ（例えば遊技制御カウンタ設定部594に設けられたランダムカウンタにおける格納データなど）が任意の値あるいは予め定められている初期値などに設定されてもよい。また、RAM 507の全領域を初期化してもよいし、一部の領域を初期化する一方で所定のデータはそのままにしてもよい。ステップS 31の処理が実行されるときには、乱数回路509の動作状態も初期化してもよい。ステップS 32の処理により、遊技制御フラグ設定部592、遊技制御タイマ設定部593、遊技制御カウンタ設定部594、遊技制御バッファ設定部595などに初期値が設定されればよい。このときには、演出制御基板12等といったサブ側の各制御基板を初期化するための制御コマンド（初期化指定コマンド）を送信してもよい。例えば、演出制御基板12では、初期化指定コマンドの受信に応答して、画像表示装置5の表示領域においてパチンコ遊技機1における制御が初期化されたことを報知するための画像を表示させるなどの初期化報知が実行されればよい。

30

40

【0273】

ステップS 30にて電断前の遊技状態を復旧した後や、ステップS 32の処理を実行した後には、ROM 506のプログラム管理エリアにおける記憶データに基づき、遊技制御用マイクロコンピュータ100に内蔵された各種回路の動作設定を行う（ステップS 33）。一例として、ステップS 33の処理内では、プログラム管理エリアに記憶されている

50

第1乱数初期設定KRS1や第2乱数初期設定KRS2を読み出して、図37のフローチャートに示すような乱数回路設定処理が実行される。なお、ステップS33の処理は、ステップS24の処理やステップS25の処理が実行されるときに、実行されるようにしてもよい。

【0274】

図37に示す乱数回路設定処理において、CPU505は、まず、第1乱数初期設定KRS1のビット番号[3]におけるビット値に基づき、乱数回路509を使用するための設定を行う(ステップS51)。この実施の形態では、第1乱数初期設定KRS1のビット番号[3]におけるビット値が予め“1”とされており、このビット値に対応して乱数回路509を使用する設定が行われる。続いて、第1乱数初期設定KRS1のビット番号[2]におけるビット値に基づき、乱数回路509における乱数更新クロックRGKの設定を行う(ステップS52)。例えば、第1乱数初期設定KRS1のビット番号[2]におけるビット値が予め“1”とされていることに対応して、乱数用クロック生成回路112で生成された乱数用クロックRCLKを2分周して乱数更新クロックRGKとする設定が行われる。

10

【0275】

ステップS52での設定を行った後には、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値に基づき、乱数回路509における乱数更新規則の設定を行う(ステップS53)。例えば、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値が予め“00”とされている場合には、乱数列RSNにおける乱数値となる数値データの更新順を指定する乱数更新規則を2周目以降も変更しない設定がなされる。また、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値が予め“01”とされている場合には、乱数列RSNにおける乱数更新規則を2周目以降はソフトウェアで変更する設定がなされる。さらに、第1乱数初期設定KRS1のビット番号[1-0]におけるビット値が予め“10”とされている場合には、乱数列RSNにおける乱数更新規則を2周目以降は自動で変更する設定がなされる。

20

【0276】

続いて、第2乱数初期設定KRS2のビット番号[1]におけるビット値に基づき、乱数値となる数値データにおける起動時スタート値を決定する(ステップS54)。例えば、第2乱数初期設定KRS2のビット番号[1]におけるビット値が予め“0”とされている場合には、乱数のスタート値をデフォルト値「0000H」とする設定がなされる。また、第2乱数初期設定KRS2のビット番号[1]におけるビット値が予め“1”とされている場合には、乱数のスタート値をIDナンバーに基づく値とする設定がなされる。

30

【0277】

さらに、第2乱数初期設定KRS2のビット番号[0]におけるビット値に基づき、乱数値となる数値データのスタート値をシステムリセット毎に変更するか否かの設定を行う(ステップS55)。例えば、第2乱数初期設定KRS2のビット番号[0]におけるビット値が予め“0”とされている場合には、パチンコ遊技機1の電源初期投入時(バックアップ無効後の起動)における起動であるか、システムリセットによる再起動であるかに関わりなく、ステップS54にて設定した起動時スタート値をそのまま用いて、乱数回路509におけるスタート値とすればよい。また、第2乱数初期設定KRS2のビット番号[0]におけるビット値が予め“1”とされている場合には、乱数のスタート値をシステムリセット毎に変更する設定がなされる。例えば、システムリセットの発生時といった所定タイミングにて、例えばフリーランカウンタ554Aといった所定のフリーランカウンタにおけるカウント値が遊技制御用マイクロコンピュータ100に内蔵された乱数スタート値用レジスタに格納される場合には、ステップS55の処理において、乱数スタート値用レジスタの格納値をそのまま用いること、あるいは、その格納値を所定の演算関数(例えばハッシュ関数)に代入して得られた値を用いることなどにより、乱数のスタート値がシステムリセット毎に所定の数値範囲(例えば乱数生成回路553にて生成されるカウント値順列RCNに含まれる数値データの全部又は一部を含む範囲)でランダムに変化する

40

50

ように決定されればよい。

【0278】

ステップS55の処理を実行した後は、例えば乱数値レジスタR1Dや乱数値レジスタR2Dに格納されている数値データを読み出すことなどにより、乱数ラッチフラグレジスタRDFMのビット番号[1]やビット番号[0]に格納される乱数ラッチフラグデータRDFM1や乱数ラッチフラグデータRDFM0のビット値を“0”として、各乱数ラッチフラグをオフ状態にクリアする(ステップS56)。一例として、乱数ラッチフラグデータRDFM1と乱数ラッチフラグデータRDFM0について、それぞれの値が“1”であるか“0”であるかを判定し、その値が“1”であれば、対応する乱数値レジスタの読み出しを行うことにより、乱数ラッチフラグをオフ状態とすればよい。あるいは、乱数ラッチフラグデータRDFM1や乱数ラッチフラグデータRDFM0の値にかかわらず、乱数値レジスタR1Dと乱数値レジスタR2Dの読み出しを行うことにより、各乱数ラッチフラグをオフ状態としてもよい。なお、ステップS56の処理により乱数値レジスタR1Dや乱数値レジスタR2Dから読み出された数値データは、特図表示結果を「大当り」として大当り遊技状態に制御するか否かの判定処理などには使用せず、そのまま破棄(消去)すればよい。こうしたステップS56の処理による設定が完了すると、乱数回路509では乱数値の生成動作が開始されればよい。

10

【0279】

なお、乱数回路設定処理による設定の一部又は全部は、CPU505の処理が介在することなく、乱数回路509がプログラム管理エリアの記憶データに基づき自律的に行うようにしてもよい。この場合、乱数回路509は、遊技制御用マイクロコンピュータ100がセキュリティモードとなっているときには初期設定を行わず、乱数値の生成動作が行われないようにしてもよい。そして、遊技制御用マイクロコンピュータ100にてCPU505がROM506に記憶されたユーザプログラムを読み出して遊技制御メイン処理の実行が開始されたときに、例えばCPU505から乱数回路509に対して初期設定を指示する制御信号が伝送されたことなどに応答して、乱数回路509が初期設定を行ってから乱数値の生成動作を開始するようにしてもよい。あるいは、特に乱数回路509が遊技制御用マイクロコンピュータ100に外付けされる場合などには、遊技制御用マイクロコンピュータ100がセキュリティモードとなっているときでも、乱数回路509がCPU505における処理とは独立して、プログラム管理エリアの記憶データに基づく初期設定を行ってから、乱数値の生成動作を開始するようにしてもよい。また、図36に示すステップS33の処理には、プログラム管理エリアに記憶されている割込み初期設定KII Sを読み出して、リセット/割込みコントローラ504におけるマスカブル割込み要因の優先制御に関する設定を行う処理などが含まれてもよい。マスカブル割込み要因の優先順位を設定する際には、割込み初期設定KII Sのビット番号[3-0]におけるビット値に対応して、最優先割込みの設定が行われる。例えば、割込み初期設定KII Sのビット番号[3-0]のビット値を予め「04H」及び「05H」のいずれかとしておくことにより、シリアル通信回路511で発生した割込み要因による割込み処理を最優先で実行することができる。こうして、割込み初期設定KII Sのビット番号[3-0]におけるビット値に応じたマスカブル割込み要因の優先制御を行うことにより、割込み処理の優先順位を任意に設定可能とし、設計の自由度を増大させることができる。

20

30

40

【0280】

ステップS33での設定を行った後は、乱数回路509における動作異常の有無を検査するための乱数回路異常検査処理を実行する(ステップS34)。図38は、ステップS34にて実行される乱数回路異常検査処理の一例を示すフローチャートである。

【0281】

図38に示す乱数回路異常検査処理において、CPU505は、まず、例えば遊技制御カウンタ設定部594などに設けられた乱数用クロック異常判定カウンタをクリアして、そのカウント値である乱数用クロック異常判定カウント値を「0」に初期化する(ステップS61)。続いて、内部情報レジスタCIFのビット番号[4]に格納されている内部

50

情報データC I F 4を読み出す（ステップS 6 2）。そして、ステップS 6 2での読出値が“ 1 ”であるか否かを判定する（ステップS 6 3）。乱数回路5 0 9が備える周波数監視回路5 5 1では、乱数用外部クロック端子E R Cにおける乱数用クロックR C L Kの入力状態を、内部システムクロックS C L Kと比較する。そして、乱数用クロックR C L Kの入力状態に、図1 1（B）で示したような設定内容に応じた周波数異常が検出されたときには、内部情報データC I F 4としてビット値“ 1 ”が書き込まれる。

【0 2 8 2】

そこで、ステップS 6 3にて読出値が“ 1 ”と判定された場合には（ステップS 6 3；Y e s）、乱数用クロック異常判定カウンタ値を1加算するように更新する（ステップS 6 4）。このときには、ステップS 6 4での更新後におけるカウンタ値が所定のクロック異常判定値に達したか否かを判定する（ステップS 6 5）。ここで、クロック異常判定値は、周波数監視回路5 5 1により乱数用クロックR C L Kの周波数異常が連続して検知された場合にクロック異常と判定するために予め定められた数値であればよい。ステップS 6 5にてクロック異常判定値に達していなければ、ステップS 6 2の処理に戻り、再び内部情報データC I F 4のビット値に基づく判定を行う。

【0 2 8 3】

ステップS 6 5にてクロック異常判定値に達した場合には（ステップS 6 5；Y e s）、所定の乱数用クロックエラー時処理を実行してから（ステップS 6 6）、乱数回路異常検査処理を終了する。なお、乱数用クロックエラー時処理では、例えば演出制御基板1 2に対して所定の演出制御コマンドを送信するための設定を行って、演出装置により乱数用クロックR C L Kの周波数異常が検知されたことを報知させるとともに、所定のエラー解除手順（例えばシステムリセットやエラー解除スイッチの操作など）がとられるまでは、以後の処理には進まないようにしてもよく、あるいは、乱数用クロックエラー時処理の終了とともに乱数回路異常検査処理を終了して、以後は乱数用クロックエラー時処理を実行しない通常時とほぼ同様の遊技制御などが実行されるようにしてもよい。ここで、ステップS 6 6にて乱数用クロックエラー時処理を実行した後に遊技制御などが実行される場合には、乱数用クロックエラー時処理の実行に対応したエラーの発生状態を記憶しておき、例えば後述する図4 3に示すステップS 2 4 0の処理に基づき客待ちデモ指定コマンドを送信するときなどに、そのエラーの発生状態を通知する客待ちデモ指定コマンドを送信するようにしてもよい。また、乱数用クロックエラー時処理を実行することなく、C P U 5 0 5の動作を停止状態（H A L T）へ移行させてもよい。

【0 2 8 4】

ステップS 6 3にて読出値が“ 0 ”と判定された場合には（ステップS 6 3；N o）、例えば遊技制御カウンタ設定部5 9 4などに設けられた乱数値異常判定カウンタをクリアして、そのカウンタ値である乱数値異常判定カウンタ値を「0」に初期化する（ステップS 6 7）。なお、ステップS 6 3の処理では、ステップS 6 2にて読み出した内部情報データC I F 4のビット値が複数回（例えば2回など）連続して“ 0 ”となったときに、読出値が“ 0 ”であると判定してもよい。

【0 2 8 5】

ステップS 6 7の処理に続いて、乱数値における異常の有無をチェックするために用いるチェック値を、初期値「0 0 0 0 H」に設定する（ステップS 6 8）。そして、乱数回路5 0 9が備える乱数値レジスタR 1 Dとなる乱数値レジスタ5 5 9 Aや乱数値レジスタR 2 Dとなる乱数値レジスタ5 5 9 Bから、格納されている乱数値となる数値データを読み出す（ステップS 6 9）。例えば、ステップS 6 9の処理では、乱数ラッチ選択レジスタR D L Sのビット番号「1」やビット番号「0」に格納される乱数ラッチ選択データR D L S 1や乱数ラッチ選択データR D L S 0のビット値を“ 0 ”として、ソフトウェアによる乱数値の取り込みを指定する。続いて、乱数値取込指定レジスタR D L Tのビット番号「1」やビット番号「0」に格納される乱数値取込指定データR D L T 1や乱数値取込指定データR D L T 0のビット値を“ 1 ”として、乱数値レジスタR 2 Dや乱数値レジスタR 1 Dへの取り込みを指定する。なお、乱数値取込指定レジスタR D L Tのビット番号

〔1〕やビット番号〔0〕におけるビット値を“1”とすることは、CPU505から乱数回路509に対して数値データの取り込み（ラッチ）を指示するラッチ信号を出力することに相当する。その後、乱数値レジスタR2Dに供給するレジスタリード信号RRS2をオン状態とすることや、乱数値レジスタR1Dに供給するレジスタリード信号RRS1をオン状態とすることにより、格納されている乱数値となる数値データを読み出すようにすればよい。なお、乱数値レジスタR2Dと乱数値レジスタR1Dのそれぞれに格納された数値データを、同時に読み出して乱数値における異常の有無をチェックしてもよいし、一方のレジスタについて異常の有無をチェックしてから、他方のレジスタについて異常の有無をチェックするようにしてもよい。

【0286】

ステップS69にて数値データを読み出した後には、その読出値を乱数検査基準値に設定する（ステップS70）。続けて、さらに乱数値レジスタ559Aや乱数値レジスタ559Bから乱数値となる数値データを読み出す（ステップS71）。なお、ステップS71での読出動作は、ステップS69での読出動作と同様の手順で行われればよい。また、ステップS69での読出動作と、ステップS71での読出動作との間には、乱数回路509で生成される乱数列RSNにおける数値データが変化するために十分な遅延時間を設けるとよい。ステップS71にて数値データを読み出した後には、乱数検査基準値と、ステップS71での読出値との排他的論理和演算を実行する（ステップS72）。また、ステップS72での演算結果と、チェック値との論理和演算を実行し、演算結果を新たなチェック値とするように更新させる（ステップS73）。例えば、チェック値はRAM507の所定領域に記憶しておき、ステップS73の処理が実行される毎に、その処理で得られた演算結果を新たなチェック値として保存すればよい。これにより、乱数値レジスタ559Aや乱数値レジスタ559Bから読み出した数値データにおける全ビットの変化が記録され、複数回の読出中に少なくとも1回は値が変化したビットであれば、チェック値において対応するビット値が“1”となる。

【0287】

そこで、チェック値が「FFFFH」となったか否かを判定し（ステップS74）、なっていれば（ステップS74；Yes）、全ビットについてビット値の変化が認められることから、乱数値が正常に更新されていると判断して、乱数回路異常検査処理を終了する。なお、乱数値が正常に更新されていることを確認できた場合には、乱数ラッチ選択レジスタRDL Sのビット番号〔1〕やビット番号〔0〕に格納される乱数ラッチ選択データRDL S1や乱数ラッチ選択データRDL S0のビット値を“1”として、入力ポートP1への信号入力に応じた乱数値レジスタR2Dへの乱数値取込や、入力ポートP0への信号入力に応じた乱数値レジスタR1Dへの乱数値取込を、指示するようにしてもよい。この実施の形態では、入力ポートP0に第1始動口スイッチ22Aからの第1始動入賞信号SS1を伝送する配線が接続され、入力ポートP1に第2始動口スイッチ22Bからの第2始動入賞信号SS2を伝送する配線が接続される。これにより、第1始動入賞信号SS1がオン状態となったときに乱数値レジスタR1Dへの乱数値取込を行う一方、第2始動入賞信号SS2がオン状態となったときに乱数値レジスタR2Dへの乱数値取込を行うことができる。

【0288】

ステップS74にてチェック値が「FFFFH」以外と判定された場合には（ステップS74；No）、乱数値異常判定カウント値を1加算するように更新する（ステップS75）。このときには、ステップS75での更新後におけるカウント値が所定の乱数値異常判定値に達したか否かを判定する（ステップS76）。ここで、乱数値異常判定値は、乱数回路509が正常動作していれば、乱数値レジスタ559Aや乱数値レジスタ559Bから読み出される数値データの全ビットが少なくとも1回は変化するのに十分な判定回数となるように、予め定められた数値であればよい。ステップS76にて乱数値異常判定値に達していなければ、ステップS71の処理に戻り、再び乱数回路509から乱数値となる数値データを読み出して異常の有無をチェックするための判定などを行う。

10

20

30

40

50

【0289】

ステップS76にて乱数値異常判定値に達した場合には（ステップS76；Yes）、所定の乱数値エラー時処理を実行してから（ステップS77）、乱数回路異常検査処理を終了する。なお、乱数値エラー時処理では、例えば演出制御基板12に対して所定の演出制御コマンドを送信するための設定を行って、演出装置により乱数値の異常が検知されたことを報知させるとともに、所定のエラー解除手順（例えばシステムリセットやエラー解除スイッチの操作など）がとられるまでは、以後の処理には進まないようにしてもよく、あるいは、乱数値エラー時処理の終了とともに乱数回路異常検査処理を終了して、以後は乱数値エラー時処理を実行しない通常時とほぼ同様の遊技制御などが実行されるようにしてもよい。ここで、ステップS77にて乱数値エラー時処理を実行した後に遊技制御などが実行される場合には、乱数値エラー時処理の実行に対応したエラーの発生状態を記憶しておき、例えば後述する図43に示すステップS240の処理に基づき客待ちデモ指定コマンドを送信するときなどに、そのエラーの発生状態を通知する客待ちデモ指定コマンドを送信するようにしてもよい。また、乱数値エラー時処理を実行することなく、CPU505の動作を停止状態（HALT）へ移行させてもよい。

10

【0290】

このように、乱数回路異常検査処理では、例えばステップS71の処理を繰り返し実行することなどにより、乱数回路509の乱数値レジスタR1D（559A）や乱数値レジスタR2D（559B）に格納された数値データを複数回読み出す。そして、ステップS72～ステップS74の処理を実行することなどにより読み出した数値データの全ビットを監視して、変化しないビットデータの有無に基づき、ステップS76にて乱数回路509の動作状態に異常が発生したか否かを判定する。これにより、乱数回路509の動作状態に異常が発生していることを確実にかつ容易に検知して、不正行為を防止することができる。

20

【0291】

なお、ステップS34の乱数回路異常検査処理は、CPU505が実行するものに限定されず、CPU505以外の遊技制御用マイクロコンピュータ100における内蔵回路により乱数回路異常検査処理が実行されてもよい。一例として、乱数回路509が乱数回路異常検査処理を実行する機能を有し、乱数用クロックCLKの周波数異常が検知されたときや、乱数値の異常が検知されたときに、エラーの発生をCPU505に通知するようにしてもよい。また、乱数回路異常検査処理は、ステップS34のみにて実行されるものに限定されず、例えば遊技制御用マイクロコンピュータ100にてタイマ割込みが発生する毎に、後述する遊技制御用タイマ割込み処理（図39参照）にて乱数回路異常検査処理の一部又は全部が実行されるようにしてもよい。すなわち、ステップS34の乱数回路異常検査処理は、図36に示すステップS35の処理を実行した後に、実行される処理としてもよい。一例として、遊技制御用タイマ割込み処理にて乱数回路異常検査処理が実行される場合には、例えば図38に示すステップS61～ステップS66の処理を実行する一方で、ステップS67～ステップS77の処理は実行されないようにしてもよい。ステップS67～ステップS77の処理は、例えばステップS69の処理を繰り返し実行して乱数回路509から数値データを繰り返し読み出すためなどに、長い処理時間を要することがあり、遊技制御用タイマ割込み処理において処理落ちが発生するおそれがある。そこで、この場合にはステップS61～ステップS66の処理のみを実行することで、遊技制御用タイマ割込み処理における処理量を軽減し、処理落ちの発生を防止することができる。

30

40

【0292】

ステップS34にて以上のような乱数回路異常検査処理を実行した後は、割込み許可状態に設定して（ステップS35）、各種割込み要求の発生を待機する。ステップS35の処理を実行した後は、例えばステップS25におけるCTC508の設定に基づき、2ミリ秒ごとに遊技制御用のタイマ割込みが発生するようになればよい。ステップS35の処理を実行した後は、遊技用乱数更新処理が繰り返し実行される（ステップS36）。

50

【0293】

なお、ステップS35の処理を実行するより前に、主基板11に設置された遊技開始スイッチ31から伝送されるスイッチ信号の信号状態などに基づき、遊技開始スイッチ31がオン操作されたか否かを判定するようにしてもよい。この場合には、遊技開始スイッチ35から伝送されるスイッチ信号を複数回チェックし、連続してオン状態となったときに、遊技開始スイッチ31がオン操作されたと判定してもよい。また、遊技開始スイッチ31のオン操作をチェックする処理は、例えばステップS31及びステップS32の処理が実行された場合のように、復旧のない初期状態からのスタート時（コールドスタート時）に限り実行し、例えばステップS30の処理が実行された場合のように、電断前の遊技状態に復旧させるスタート時（ホットスタート時）には遊技開始スイッチ31の操作に関わりなく、例えば遊技制御用タイマ割込み処理といった、遊技の進行を制御する処理に進めるようにしてもよい。ここで、遊技制御用マイクロコンピュータ100が備えるRAM507にて遊技制御カウンタ設定部594に設けられたランダムカウンタとなる領域がバックアップ電源によりバックアップされている場合には、ホットスタート時であれば電断前のランダムカウンタにおける格納データを用いて乱数値となる数値データの更新を開始するので、パチンコ遊技機1の動作開始タイミングからランダムカウンタに格納された乱数値を特定することは困難になる。これに対して、コールドスタート時には、例えばステップS31の処理でランダムカウンタがクリア（初期化）されてしまうことなどにより、一定の初期値（例えば「0」など）から乱数値の更新が開始され、パチンコ遊技機1の動作開始タイミングからランダムカウンタに格納された乱数値が特定されてしまう可能性がある。

10

20

【0294】

そこで、コールドスタート時には遊技開始スイッチ31がオン操作されるまで待機させ、パチンコ遊技機1の動作開始タイミングからランダムカウンタに格納された乱数値が特定されることを困難にする。これにより、特に大当たり判定用の乱数値（例えば特図表示結果判定用の乱数値MR1）をソフトウェアのみで更新するような場合に、いわゆる「ぶら下げ基板」を接続してパチンコ遊技機1の動作開始タイミングから所定時間が経過したタイミングで不正信号が入力されても、不正な大当たり遊技状態の発生を防止できる。また、遊技開始スイッチ31がオン操作されていないと判定したときには、遊技用乱数更新処理を実行して、ランダムカウンタに格納された乱数値をソフトウェアにより更新するようにしてもよい。これにより、遊技開始スイッチ31のオン操作がなされたタイミングからの経過時間に加えて、パチンコ遊技機1の動作開始タイミングから遊技開始スイッチ31のオン操作がなされるまでの経過時間も特定できなければ、たとえコールドスタート時でもランダムカウンタに格納された乱数値を特定することは困難になり、狙い撃ちや不正信号の入力などにより不正に大当たり遊技状態を発生させるなどの行為を、確実に防止することができる。

30

【0295】

こうしてステップS35の処理が実行されることにより割込み許可状態となった後、例えばCTC508や乱数回路509、シリアル通信回路511の一部又は全部などにて同時に複数のマスカブル割込み要因が生じたときには、割込み初期設定KII Sのビット番号[3-0]におけるビット値による指定に基づき、リセット／割込みコントローラ504によって優先順位の高い割込み要因が受け付けられる。リセット／割込みコントローラ504が割込み要因を受け付けたときには、例えばCPU505が備えるIクラス割込み（IRQ）端子などに対して、オン状態の割込み要求信号を出力する。CPU505にてIRQ端子にオン状態の割込み要求信号が入力されたときには、例えば内部レジスタの格納データを確認した結果などに基づき、発生した割込み要因を特定し、特定された割込み要因に対応するベクタアドレスを先頭アドレスとするプログラムを実行することにより、各割込み要因に基づく割込み処理を開始することができる。

40

【0296】

シリアル通信回路511が備える第1チャンネル送受信回路による通信データの受信中に

50

、オーバーランエラー、ブレイクコードエラー、フレーミングエラー、パリティエラーという、4種類のエラーのいずれかが発生した場合には、第1チャンネル受信割込みが発生する。このときには、CPU 505が所定のシリアル通信エラー割込み処理を実行してもよい。このシリアル通信エラー割込み処理では、例えば所定の第1チャンネル通信設定レジスタにおける所定のビット番号と、第2チャンネル通信設定レジスタにおける所定のビット番号とに対応したビット値を、いずれも“0”に設定することなどにより、シリアル通信回路511における送信機能と受信機能をいずれも使用しないように設定すればよい。ここで、第1チャンネル通信設定レジスタや第2チャンネル通信設定レジスタは、遊技制御用マイクロコンピュータ100の内蔵レジスタに含まれるものであればよい。また、第1チャンネル送受信回路による通信データの受信中にエラーが発生したときには、払出モータ51を含む払出装装置による遊技球の払出を禁止する制御を行うようにしてもよい。これにより、通信データの受信エラーといった異常が発生したときに、賞球となる遊技球の過剰な払出を防止することができる。

10

【0297】

遊技制御用マイクロコンピュータ100では、例えばリセット／割込みコントローラ504がCTC 508からの割込み要求を受け付けたことなどに基づき、CPU 505が図39のフローチャートに示す遊技制御用タイマ割込み処理を実行する。図39に示す遊技制御用タイマ割込み処理において、CPU 505は、まず、割込み禁止状態としてから、所定の電源断処理を実行する（ステップS91）。また、所定のスイッチ処理を実行することにより、スイッチ回路114を介して遊技球検出用の各スイッチ21、22A、22B、23などから入力される検出信号（入賞検出信号）の状態を判定する（ステップS92）。一例として、スイッチ処理では、各スイッチ21、22A、22B、23などからの検出信号においてオン状態が所定時間（例えば4ミリ秒）継続したか否かを判定し、継続したと判定された場合には、遊技制御バッファ設定部595に設けられたスイッチオンバッファにおいて、オン状態を検出したスイッチと対応付けられたビット値が“1”に設定されればよい。

20

【0298】

ステップS92におけるスイッチ処理に続いて、所定のメイン側エラー処理を実行することにより、パチンコ遊技機1の異常診断を行い、その診断結果に応じて必要ならば警告を発生可能とする（ステップS93）。例えば、メイン側エラー処理では、賞球過多や賞球不足、その他の動作エラーが発生した場合に対応して、異常動作の発生を報知するための設定などが行われてもよい。この後、所定の情報出力処理を実行することにより、例えばパチンコ遊技機1の外部に設置されたホール管理用コンピュータに供給される大当たり情報、始動情報、確率変動情報などのデータを出力する（ステップS94）。

30

【0299】

情報出力処理に続いて、遊技用乱数更新処理を実行する（ステップS95）。この後、CPU 505は、特別図柄プロセス処理を実行する（ステップS96）。特別図柄プロセス処理では、遊技制御フラグ設定部592に設けられた特図プロセスフラグの値をパチンコ遊技機1における遊技の進行状況に応じて更新し、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bにおける表示動作の制御や特別可変入賞球装置7における大入賞口の開閉動作設定などを所定の手順で行うために、各種の処理が選択されて実行される。

40

【0300】

特別図柄プロセス処理に続いて、普通図柄プロセス処理が実行される（ステップS97）。CPU 505は、普通図柄プロセス処理を実行することにより、普通図柄表示器20における表示動作（例えばセグメントLEDの点灯、消灯など）を制御して、普通図柄の可変表示や普通可変入賞球装置6Bにおける可動翼片の傾動動作設定などを可能にする。普通図柄プロセス処理を実行した後、CPU 505は、例えばステップS92におけるスイッチ処理の実行結果などに基づき、入賞検出信号の入力に応じて賞球個数の設定などを行う賞球処理を実行する（ステップS98）。賞球処理に続いて、メイン側通信制御処理を実行することにより、主基板11から演出制御基板12や払出制御基板15などのサブ

50

側の制御基板に向けて制御コマンドを送信したり、払出制御基板15から伝送された制御コマンドを受信したりするための通信制御を行う(ステップS99)。

【0301】

一例として、メイン側通信制御処理では、遊技制御バッファ設定部595に設けられた送信コマンドバッファに含まれる払出用送信コマンドバッファの記憶データによって指定されたコマンド送信テーブルにおける設定に対応して、シリアル通信回路511が備える第1チャンネル送受信回路に送信動作の指示を送ることなどにより、払出制御コマンドの伝送を可能にする。また、遊技制御バッファ設定部595などに設けられた払出用受信コマンドバッファの記憶内容を確認して受信コマンドが格納されているか否かを判定し、格納されているときには、その受信コマンドを読み出す。なお、払出用受信コマンドバッファに対する受信コマンドの格納は、シリアル通信回路511にて第1チャンネル送受信回路により払出通知コマンドとなる通信データを受信したことに応じて発生する第1チャンネル受信割込みに基づいて実行される割込み処理により、行われるようにすればよい。他の一例として、メイン側通信制御処理では、送信コマンドバッファに含まれる演出用送信コマンドバッファの記憶データによって指定されたコマンド送信テーブルにおける設定に対応して、シリアル通信回路511が備える第2チャンネル送信回路に送信動作の指示を送ることなどにより、演出制御コマンドの伝送を可能にする。こうしたメイン側通信制御処理を実行した後は、割込み許可状態としてから、遊技制御用タイマ割込み処理を終了する。

10

【0302】

図36のステップS36や図39のステップS95にて実行される遊技用乱数更新処理では、例えば遊技制御カウンタ設定部594が備えるランダムカウンタの所定領域における記憶データを更新することなどにより、大当たり種別決定用の乱数値MR2を1加算すればよい。これにより、大当たり種別決定用の乱数値MR2について、遊技用乱数更新処理が実行される毎に1ずつ加算するように更新する。また、遊技用乱数更新処理では、遊技用乱数となる乱数値MR1~MR5を示す数値データのうち、乱数値MR3~MR5を示す数値データを順次に更新対象とする乱数値に設定する。ここで、例えば乱数値MR3~MR5については、加算値や加算判定値、最大判定値が定められてもよい。一例として、リーチ判定用の乱数値MR3に対応して、加算値の範囲が「0」~「7」、加算判定値が「8」、最大判定値が「240」に定められていればよい。変動パターン種別決定用の乱数値MR4に対応して、加算値の範囲が「0」~「7」、加算判定値が「8」、最大判定値が「242」に定められていればよい。変動パターン決定用の乱数値MR5に対応して、加算値の範囲が「0」~「7」、加算判定値が「8」、最大判定値が「998」に定められていればよい。

20

30

【0303】

加算値は、1回のタイマ割込みなどに対応して各乱数値に加算する値であり、その値は遊技用乱数更新処理が実行されるごとに異ならせることができればよい。例えば、加算値は、加算値決定用の乱数値となる数値データなどに基づいて求められるもので、一時的な変数として加算値を記憶するための領域がRAM507などに設けられていればよい。加算判定値は、加算値決定用の乱数値との比較により、各乱数値に対応した加算値を取得するために用いられる値である。より具体的には、加算値決定用の乱数値が各乱数値に対応した加算値の初期値として読み出された後、現在の加算値が加算判定値よりも小さくなったと判定されるまで、現在の加算値から加算判定値を減算した値を、新たな加算値として更新していく。乱数判定値は、最終的に求められた加算値を加算したことによる更新後の各乱数値が取り得る値の範囲内であるかを判定するために用いられる値である。そして、更新後の各乱数値が対応する乱数判定値を超えているときには、更新後の乱数値から乱数判定値を減算した値が、新たな乱数値として設定される。なお、例えば乱数値MR2を示す数値データは、遊技制御用マイクロコンピュータ100にてタイマ割込みが発生する毎に、1ずつ加算するように更新されてもよい。

40

【0304】

遊技用乱数更新処理では、加算値決定用の乱数値を示す数値データを読み出し、その読

50

出値が更新対象となる乱数値ごとに定められた加算判定値未満であるか否かを判定する。そして、加算判定値未満であれば、読出値を加算値に設定する。これに対して、加算判定値以上であれば、読出値から加算判定値を減算した値を、加算値に設定する。その後、更新対象となる乱数値に加算値を加算して、加算後乱数値とする。このときには、加算後乱数値が、更新対象となる乱数値ごとに定められた最大判定値未満であるか否かを判定する。最大判定値未満であれば、加算後乱数値を更新後乱数値に設定する。これに対して、最大判定値以上であれば、加算後乱数値から最大判定値を減算した値を、更新後乱数値に設定する。こうして設定された更新後乱数値を、ランダムカウンタにて更新対象となる乱数値を格納する所定領域にセットすることで、乱数値の更新が完了する。

【0305】

図40は、電源断処理として、図39のステップS91にて実行される処理の一例を示すフローチャートである。この電源断処理において、CPU505は、まず、電源断信号がオン状態であるか否か、すなわち、電源基板10に搭載された電源監視回路303から電源断信号が出力されているか否かを判定する(ステップS111)。このとき、電源断信号がオフ状態であり、電源断信号が出力されていないならば(ステップS112; No)、遊技制御タイマ設定部593に設けられたバックアップ監視タイマをクリアして、その格納値であるバックアップ監視タイマ値を初期値となる「0」に設定する(ステップS112)。これに対して、電源断信号がオン状態であり、電源断信号が出力されているときには(ステップS111; Yes)、バックアップ監視タイマ値を1加算するなどして更新する(ステップS113)。そして、ステップS113における更新後のバックアップ監視タイマ値が予め定められたバックアップ判定値(例えば「2」など)に達したか否かを判定する(ステップS114)。ステップS114にてバックアップ判定値に達していないときには(ステップS114; No)、電源断処理を終了する。

【0306】

ステップS114にてバックアップ判定値に達した場合には(ステップS114; Yes)、電力の供給停止に対応するための準備処理として、ステップS115以降の処理を実行する。こうした準備処理が実行されるときには、遊技の進行を制御する状態から遊技状態を保存させるための電力供給停止時処理(電源断時制御処理)を実行する状態に移行する。ステップS114の処理でバックアップ判定値に達した場合に限り準備処理を実行することにより、ノイズ等で電源電圧が一瞬低下して電源断信号のオン状態が発生しても、誤って電力供給停止時処理が開始されてしまうことを防止できる。

【0307】

電力供給停止時処理では、チェックサムを算出して、例えば遊技制御バッファ設定部595に設けられたメインチェックサムバッファなどに記憶させる(ステップS115)。一例として、ステップS115の処理では、RAM507における所定領域の先頭アドレスをチェックサム算出開始アドレスに設定し、その所定領域の最終アドレスに対応してチェックサム算出回数を設定する。こうしたチェックサム算出開始アドレスとチェックサム算出回数の設定に用いられるアドレスで特定されるRAM507の所定領域は、電力供給停止時でも内容が保存されるべき記憶領域として予め定められた内容保存領域であればよい。そして、この内容保存領域における記憶データを順次に読み出して排他的論理和を演算する。例えば、チェックサム算出開始アドレスをポインタにセットした後、RAM507においてポインタが指すアドレスの記憶データを読み出して、初期値が「00」であるチェックサムデータとの排他的論理和を演算した上で、演算結果を新たなチェックサムデータとしてストアする。このときには、ポインタの値を1加算するとともに、チェックサム算出回数を1減算する。続いて、チェックサム算出回数が「0」以外の値であれば、さらにポインタが指すアドレスの記憶データを読み出して、チェックサムデータとの排他的論理和を演算する処理や、ポインタの値を1加算してチェックサム算出回数を1減算する処理を、チェックサム算出回数が「0」になるまで繰り返し実行すればよい。チェックサム算出回数が「0」になったときには、チェックサムデータの各ビット値を反転して、得られた値をメインチェックサムバッファにストアして記憶させればよい。こうしてメイン

10

20

30

40

50

チェックサムバッファに記憶されたデータは、電源投入時にチェックされるパリティデータとして使用される。

【0308】

ステップS115の処理を実行してチェックサムデータを記憶させたときには、遊技制御フラグ設定部592に設けられたバックアップフラグをオン状態にセットすればよい。その後、例えば所定のRAMアクセスレジスタにアクセス禁止値を設定することなどにより、以後、RAM507へのアクセスを禁止する（ステップS116）。電源電圧が低下していくときには、CPU505の動作などに暴走が生じることや、各種信号線における信号レベル（電圧レベル）が不安定になることなどにより、RAM507の記憶内容が誤って変更される可能性がある。そこで、ステップS116の処理によりRAM507へのアクセスを禁止した状態に設定することで、RAM507に設けられたバックアップ用の記憶領域などにおける記憶内容の誤った変更（破損）を防止できる。また、CPU505は、遊技制御用マイクロコンピュータ100が備える所定の出力ポートにクリアデータである「00」をセットするなどのクリア設定を行う（ステップS117）。さらに、CPU505は、例えばCTC508の制御レジスタに「00」をセットすることなどにより、タイマ割込み禁止状態に設定する（ステップS118）。ここで、CTC508の制御レジスタは、遊技制御用マイクロコンピュータ100の内蔵レジスタに含まれるものであればよい。なお、ステップS117の処理による出力ポートのクリア設定や、ステップS118の処理によるタイマ割込み禁止状態の設定は、ステップS115の処理によりチェックサムが算出されるよりも前に実行してもよい。図39に示す遊技制御用タイマ割込み処理の実行が開始されるときに割込み禁止状態とする場合には、ステップS118の処理によるタイマ割込み禁止状態の設定は実行されなくてもよい。

【0309】

ステップS118の処理による設定に続いて、電源断信号がオフ状態となったか否かを監視するループ処理に入る（ステップS119）。そして、電源断信号がオン状態のあいだは（ステップS119；No）、ステップS119の処理を繰り返し実行して待機する。これに対して、ステップS119にて電源断信号がオフ状態となったときには（ステップS119；Yes）、乱数ラッチフラグをクリアするための処理を実行する。

【0310】

すなわち、乱数ラッチフラグレジスタRDFMのビット番号[0]に格納される乱数ラッチフラグデータRDFM0のビット値が“1”であるか否かに応じて、乱数値レジスタR1Dに対応する乱数ラッチフラグがオンであるか否かを判定する（ステップS120）。そして、この乱数ラッチフラグがオンであれば（ステップS120；Yes）、乱数値レジスタR1Dの読み出しを行うことにより、乱数ラッチフラグデータRDFM0のビット値を“0”にクリアして、対応する乱数ラッチフラグをオフ状態とする（ステップS121）。また、ステップS120にて乱数ラッチフラグデータRDFM0で指定される乱数ラッチフラグがオフである場合や（ステップS120；No）、ステップS121の処理を実行した後は、乱数ラッチフラグレジスタRDFMのビット番号[1]に格納される乱数ラッチフラグデータRDFM1のビット値が“1”であるか否かに応じて、乱数値レジスタR2Dに対応する乱数ラッチフラグがオンであるか否かを判定する（ステップS122）。このとき、乱数ラッチフラグがオンであれば（ステップS122；Yes）、乱数値レジスタR2Dの読み出しを行うことにより、乱数ラッチフラグデータRDFM1のビット値を“0”にクリアして、対応する乱数ラッチフラグをオフ状態とする（ステップS123）。こうしたステップS121やステップS123の処理により、乱数ラッチフラグがオフ状態とされて、乱数値レジスタR1Dや乱数値レジスタR2Dに新たな数値データの格納が許可された状態に設定できる。なお、ステップS121やステップS123の処理により乱数値レジスタR1Dや乱数値レジスタR2Dから読み出された数値データは、特図表示結果を「大当たり」として大当たり遊技状態に制御するか否かの判定処理などには使用せず、そのまま破棄（消去）すればよい。また、ステップS120～ステップS123の処理に代えて、乱数ラッチフラグデータRDFM0や乱数ラッチフラグデータR

D F M 1 の値にかかわらず、乱数値レジスタ R 1 D と乱数値レジスタ R 2 D の読み出しを行うことにより、各乱数ラッチフラグをオフ状態とする処理が実行されてもよい。

【0311】

ステップ S 1 2 2 にて乱数ラッチフラグデータ R D F M 1 で指定される乱数ラッチフラグがオフであるときや（ステップ S 1 2 2 ; N o）、ステップ S 1 2 3 の処理を実行した後は、所定の電源断復旧時における設定を行った後（ステップ S 1 2 4）、遊技制御メイン処理の先頭にリターンする。一例として、ステップ S 1 2 4 の処理では、C P U 5 0 5 に内蔵されたスタックポインタに電源断復旧時ベクタテーブルの記憶アドレスを格納し、遊技制御用タイマ割込み処理から復帰（リターン）させる。ここで、電源断復旧時ベクタテーブルは、R O M 5 0 6 に記憶された制御コード（遊技制御プログラム）の先頭アドレスを指定するものであればよい。遊技制御タイマ割込み処理のような割込み処理から復帰（リターン）するときには、スタックポインタで指定されるアドレスの記憶データが復帰アドレスとして読み出される。こうして、ステップ S 1 2 4 の処理を実行した後は、C P U 5 0 5 により、R O M 5 0 6 に記憶されている制御コードの先頭から、遊技制御の実行を開始（再開）させることができる。

10

【0312】

図 4 1 は、特別図柄プロセス処理として、図 3 9 に示すステップ S 9 6 にて実行される処理の一例を示すフローチャートである。この特別図柄プロセス処理において、C P U 5 0 5 は、まず、始動入賞判定処理を実行する（ステップ S 1 3 1）。図 4 2 は、ステップ S 1 3 1 にて実行される始動入賞判定処理の一例を示すフローチャートである。

20

【0313】

図 4 2 に示す始動入賞判定処理を開始すると、C P U 5 0 5 は、まず、第 1 始動口スイッチ 2 2 A における遊技球の検出状態をチェックする（ステップ S 2 0 1）。一例として、ステップ S 2 0 1 の処理では、遊技制御バッファ設定部 5 9 5 に設けられた所定のスイッチオンバッファにおける格納値をロードして、第 1 始動口スイッチ 2 2 A と対応付けられたビット値が“0”であるか“1”であるかを特定する。このとき、チェックしたビット値が“0”であれば第 1 始動口スイッチ 2 2 A は遊技球を検出しておらずオフ状態であることを示す一方、“1”であれば第 1 始動口スイッチ 2 2 A は遊技球を検出したことによりオン状態であることを示す。他の一例として、ステップ S 2 0 1 の処理では、例えば P I P 5 1 0 に含まれる入力ポート P 0 といった所定ポートの入力状態を確認することにより、始動口スイッチ 2 2 A から伝送される検出信号がオン状態であるか否かを特定する。このとき、検出信号がオフ状態であれば第 1 始動口スイッチ 2 2 A は遊技球を検出しておらずオフ状態であることを示す一方、オン状態であれば第 1 始動口スイッチ 2 2 A は遊技球を検出したことによりオン状態であることを示す。この場合、所定ポートの入力状態を複数回（例えば 2 回）繰り返し確認することにより、連続して検出信号がオン状態であるときに、第 1 始動口スイッチ 2 2 A がオン状態であることが特定されてもよい。ステップ S 2 0 1 の処理に続いて、第 1 始動口入賞テーブル 1 3 5 A を選択して、使用テーブルにセットする（ステップ S 2 0 2）。一例として、ステップ S 2 0 2 の処理では、R O M 5 0 6 における第 1 始動口入賞テーブル 1 3 5 A の記憶アドレス（先頭アドレス）を、所定のテーブルポインタに格納することで、第 1 始動口入賞テーブル 1 3 5 A を使用テーブルとして参照可能に設定すればよい。以下、各種のテーブルを選択して使用テーブルにセットする処理において、同様の設定が行われればよい。

30

40

【0314】

ステップ S 2 0 2 の処理に続いて、ステップ S 2 0 1 でのチェック結果に基づいて、第 1 始動口スイッチ 2 2 A がオン状態であるか否かを判定する（ステップ S 2 0 3）。このとき、第 1 始動口スイッチ 2 2 A がオン状態であれば（ステップ S 2 0 3 ; Y e s）、所定の始動口通過時処理を実行する（ステップ S 2 0 4）。また、ステップ S 2 0 3 にて第 1 始動口スイッチ 2 2 A がオフ状態であると判定されたときや（ステップ S 2 0 3 ; N o）、ステップ S 2 0 4 にて始動口通過時処理を実行した後は、第 2 始動口スイッチ 2 2 B における遊技球の検出状態をチェックする（ステップ S 2 0 5）。ステップ S 2 0 5 の

50

処理は、ステップS 2 0 1の処理を第2始動口スイッチ2 2 Bに適合させたものであればよい。続いて、第2始動口入賞テーブル1 3 5 Bを選択して、使用テーブルにセットする（ステップS 2 0 6）。さらに、ステップS 2 0 5でのチェック結果に基づいて、第2始動口スイッチ2 2 Bがオン状態であるか否かを判定する（ステップS 2 0 7）。そして、第2始動口スイッチ2 2 Bがオン状態であれば（ステップS 2 0 7；Y e s）、ステップS 2 0 4と同様に始動口通過時処理を実行してから（ステップS 2 0 8）、始動入賞判定処理を終了する。これに対して、ステップS 2 0 7にて第2始動口スイッチ2 2 Bがオフ状態であると判定されたときには、ステップS 2 0 7の始動口通過時処理を実行せずに、始動入賞判定処理を終了する。

【0 3 1 5】

10

ステップS 2 0 4やステップS 2 0 8において実行される始動口通過時処理は、共通の処理ルーチンとして、予め用意されたユーザプログラム（ゲーム制御用の遊技制御処理プログラム）に含まれる制御コードにより実現される処理であればよい。この始動口通過時処理では、ステップS 2 0 2の処理でセットされた第1始動口入賞テーブル1 3 5 Aを使用するか、ステップS 2 0 6の処理でセットされた第2始動口入賞テーブル1 3 5 Bを使用するかに応じて、第1始動入賞口を遊技球が通過（進入）した場合に対応した各種処理と、第2始動入賞口を遊技球が通過（進入）した場合に対応した各種処理とのうち、いずれかを実行することができる。

【0 3 1 6】

20

図4 3は、始動口通過時処理として、図4 2のステップS 2 0 4やステップS 2 0 8にて実行される処理の一例を示すフローチャートである。この始動口通過時処理において、C P U 5 0 5は、まず、遊技球が通過（進入）した始動入賞口に対応する保留記憶カウント値を読み出す（ステップS 5 0 1）。すなわち、遊技球が第1始動入賞口を通過（進入）した場合には、遊技制御カウンタ設定部5 9 4から第1保留記憶カウント値を読み出す一方、遊技球が第2始動入賞口を通過（進入）した場合には、遊技制御カウンタ設定部5 9 4から第2保留記憶カウント値を読み出す。このときには、例えば図4 2に示すステップS 2 0 2の処理でセットされた第1始動口入賞テーブル1 3 5 Aで指定される第1保留記憶カウンタアドレス、あるいは、ステップS 2 0 6の処理でセットされた第2始動口入賞テーブル1 3 5 Bで指定される第2保留記憶カウンタアドレスに対応して、保留記憶カウント値の読出元となるR A M 5 0 7の記憶アドレスなどを特定できればよい。

30

【0 3 1 7】

続いて、ステップS 5 0 1の処理における読出値が、予め定められた上限値（例えば「4」など）以上であるか否かを判定する（ステップS 5 0 2）。このとき、上限値未満であれば（ステップS 5 0 2；N o）、ステップS 5 0 1の処理で読み出した保留記憶カウント値を1加算するように更新する（ステップS 5 0 3）。また、遊技球が通過（進入）した始動入賞口に対応する特図保留記憶部における保留データの記憶位置を特定する（ステップS 5 0 4）。すなわち、遊技球が第1始動入賞口を通過（進入）した場合には、第1特図保留記憶部5 9 1 Aにおける保留データの記憶位置を特定する一方、遊技球が第2始動入賞口を通過（進入）した場合には、第2特図保留記憶部5 9 1 Bにおける保留データの記憶位置を特定する。このときには、例えば図4 2に示すステップS 2 0 2の処理でセットされた第1始動口入賞テーブル1 3 5 Aで指定される第1特図保留記憶部アドレス、あるいは、ステップS 2 0 6の処理でセットされた第2始動口入賞テーブル1 3 5 Bで指定される第2特図保留記憶部アドレスに、ステップS 5 0 1の処理などで読み出した保留記憶カウント値に対応するアドレス加算値を加算することなどにより、保留データの記憶位置となる第1特図保留記憶部5 9 1 Aや第2特図保留記憶部5 9 2 Bの記憶アドレスなどを特定できればよい。

40

【0 3 1 8】

ステップS 5 0 4の処理を実行した後は、特図表示結果決定用の乱数値M R 1となる数値データの読出元となる乱数値レジスタを特定する（ステップS 5 0 5）。すなわち、遊技球が第1始動入賞口を通過（進入）した場合には、乱数値レジスタR 1 Dを数値デー

50

タの読出元とする一方、遊技球が第2始動入賞口を通過（進入）した場合には、乱数値レジスタR2Dを数値データの読出元とする。このときには、例えば図42に示すステップS202の処理でセットされた第1始動口入賞テーブル135Aで指定される乱数値レジスタR1Dアドレス、あるいは、ステップS206の処理でセットされた第2始動口入賞テーブル135Bで指定される乱数値レジスタR2Dアドレスに対応して、数値データの読出元となる乱数値レジスタのアドレスなどを特定できればよい。

【0319】

そして、ステップS505にて特定された乱数値レジスタを読み出すことなどにより、乱数値となる数値データを抽出する（ステップS506）。すなわち、ステップS505の処理で乱数値レジスタR1Dが読出元とされた場合には、乱数回路509が備える乱数値レジスタR1Dとしての乱数値レジスタ559Aから、数値データを読み出して抽出する。その一方で、ステップS505の処理で乱数値レジスタR2Dが読出元とされた場合には、乱数回路509が備える乱数値レジスタR2Dとしての乱数値レジスタ559Bから、数値データを読み出して抽出する。このときには、数値データが読み出された乱数値レジスタR1Dあるいは乱数値レジスタR2Dに対応する乱数ラッチフラグがオフ状態になる。すなわち、ステップS505の処理で乱数値レジスタR1Dが読出元とされた場合には、ステップS506の処理による数値データの読み出しにより乱数ラッチフラグデータRDFM0のビット値が“1”から“0”へと更新され、乱数値レジスタR1Dと対応付けられた乱数ラッチフラグがオフ状態となる。その一方で、ステップS505の処理で乱数値レジスタR2Dが読出元とされた場合には、ステップS506の処理による数値データの読み出しにより乱数ラッチフラグデータRDFM1のビット値が“1”から“0”へと変更され、乱数値レジスタR2Dと対応付けられた乱数ラッチフラグがオフ状態となる。また、ステップS505の処理では、遊技制御カウンタ設定部594に設けられたランダムカウンタなどから、大当り種別決定用の乱数値MR2を示す数値データを読み出して抽出する。こうして読み出された数値データに基づき、特図表示結果決定用の乱数値MR1を示す数値データや大当り種別決定用の乱数値MR2を示す数値データが、保留データとして、ステップS504の処理で特定された特図保留記憶部の記憶位置に記憶される（ステップS507）。

【0320】

なお、乱数値レジスタR1Dや乱数値レジスタR2Dから読み出された数値データは、そのまま特図表示結果決定用の乱数値MR1として第1特図保留記憶部591Aや第2特図保留記憶部591Bに記憶されてもよいし、所定の加工処理を施してから記憶されるようにしてもよい。一例として、乱数回路509から抽出された数値データは、CPU505が有する16ビットの汎用レジスタなどに一旦格納される。続いて、CPU505に内蔵されたリフレッシュレジスタの格納値であるリフレッシュレジスタ値を、加工用の乱数値となる数値データとして読み出す。このときには、汎用レジスタにおける上位バイトにリフレッシュレジスタ値を加算する一方で、下位バイトはそのままにしておいてもよい。ここで、リフレッシュレジスタ値を加算することに代えて、減算、論理和、論理積といった、所定の演算処理を実行するようにしてもよい。あるいは、リフレッシュレジスタ値を汎用レジスタにおける下位バイトに加算などするようにしてもよい。また、乱数回路509から抽出された数値データの上位バイトと下位バイトとを入れ替えて、汎用レジスタにおける上位バイトや下位バイトとして格納してもよい。さらに、汎用レジスタにおける上位バイトもしくは下位バイトにリフレッシュレジスタ値を加算などした後に、あるいは、汎用レジスタにおける上位バイトや下位バイトに加算などの演算処理を行うことなく、上位バイトと下位バイトとを入れ替えるようにしてもよい。乱数回路509から抽出された数値データの上位バイトと下位バイトとのうち、特定のビットのデータを、他のビットのデータと入れ替えるようにしてもよい。この場合には、例えば乱数回路509における乱数値レジスタR1Dや乱数値レジスタR2Dと、汎用レジスタの上位バイトや下位バイトとを接続するバスにおいて、特定のビットのデータを他のビットのデータと入れ替えるように、配線をクロスさせるなどすればよい。その後、CPU505は、汎用レジスタの格

納値と所定の論理値（例えば「F F F F H」など）とを論理積演算して、あるいは、汎用レジスタの格納値をそのまま出力して、R A M 5 0 7 の所定領域に格納することなどにより、16ビットの乱数値M R 1を示す数値データを設定すればよい。なお、例えば14ビットの乱数値を示す数値データを設定する場合などには、汎用レジスタの格納値と「7 F 7 F H」とを論理積演算するなどして、14ビット値を取得できるようにすればよい。また、論理積演算に代えて、論理和演算が実行されてもよい。このとき、乱数値M R 1を示す数値データが格納されるR A M 5 0 7 の領域は、例えば遊技制御カウンタ設定部594に設けられたランダムカウンタなどに含まれていればよい。あるいは、第1特図保留記憶部591Aや第2特図保留記憶部591Bに汎用レジスタの格納値を出力して、乱数値M R 1を示す保留データとしてもよい。

10

【0321】

また、汎用レジスタの格納値に基づき、加算値決定用の乱数値を示す数値データを設定してもよい。一例として、加算値決定用の乱数値を示す数値データが「0」～「7」の範囲の値をとる場合には、汎用レジスタの格納値と「C 0 C 0 H」などとを論理積演算して、R A M 5 0 7 の所定領域に格納することなどにより、4ビットの乱数値を示す数値データを設定すればよい。

【0322】

ステップS 5 0 7 の処理に続いて、演出制御基板12に対して始動入賞指定コマンドを送信するための設定が行われる（ステップS 5 0 8）。すなわち、遊技球が第1始動入賞口を通過（進入）した場合には、第1始動入賞指定コマンドの送信設定が行われる一方、遊技球が第2始動入賞口を通過（進入）した場合には、第2始動入賞指定コマンドの送信設定が行われる。このときには、例えば図42に示すステップS 2 0 2 の処理でセットされた第1始動口入賞テーブル135Aで指定される第1始動入賞指定コマンドテーブルアドレス、あるいは、ステップS 2 0 6 の処理でセットされた第2始動口入賞テーブル135Bで指定される第2始動入賞指定コマンドテーブルアドレスを、遊技制御バッファ設定部595に設けられた送信コマンドバッファにおいて送信コマンドポインタが指定するバッファ領域にセットすればよい。こうして設定された始動入賞指定コマンドは、例えば特別図柄プロセス処理が終了した後に図39に示すステップS 9 9 のメイン側通信制御処理が実行されることなどにより、主基板11から演出制御基板12に対して伝送される。以下、各種の制御コマンドを演出制御基板12などのサブ側の制御基板に送信するための設定を行う処理において、同様の設定が行われればよい。

20

30

【0323】

ステップS 5 0 8 の処理を実行した後は、始動データを記憶する（ステップS 5 1 0）。すなわち、遊技球が第1始動入賞口を通過（進入）した場合には、第1始動入賞口への入賞に対応した「第1」の始動データを、始動データ記憶部591Cにおける空きエントリの先頭にセットする。その一方で、遊技球が第2始動入賞口を通過（進入）した場合には、第2始動入賞口への入賞に対応した「第2」の始動データを、始動データ記憶部591Cにおける空きエントリの先頭にセットする。そして、例えばR O M 5 0 6 における保留記憶数通知コマンドテーブルの記憶アドレスを送信コマンドバッファにおいて送信コマンドポインタが指定するバッファ領域にセットすることなどにより、演出制御基板12に対して保留記憶数通知コマンドを送信するための設定を行ってから（ステップS 5 1 1）、始動口通過時処理を終了する。

40

【0324】

また、ステップS 5 0 2 にて読出値が上限値以上であると判定されたときには（ステップS 5 0 2 ; Y e s）、乱数値レジスタの読み出しにより乱数ラッチフラグをクリアしてから（ステップS 5 1 2）、始動口通過時処理を終了する。ここで、ステップS 5 1 2 の処理では、遊技球が第1始動入賞口を通過（進入）した場合に対応して、乱数値レジスタR 1 Dに格納された数値データを読み出す一方、遊技球が第2始動入賞口を通過（進入）した場合に対応して、乱数値レジスタR 2 Dに格納された数値データを読み出す。このときには、ステップS 5 0 5 の処理と同様に、例えば図42に示すステップS 2 0 2 の処理

50

でセットされた第1始動口入賞テーブル135Aで指定される乱数値レジスタR1Dアドレス、あるいは、ステップS206の処理でセットされた第2始動口入賞テーブル135Bで指定される乱数値レジスタR2Dアドレスに対応して、数値データの読出元となる乱数値レジスタのアドレスなどを特定できればよい。

【0325】

第1始動入賞信号SS1や第2始動入賞信号SS2が、第1始動口スイッチ22Aや第2始動口スイッチ22BからCPU505などを介することなく乱数回路509に入力される場合には、第1特図保留記憶部591Aや第2特図保留記憶部591Bにおける保留データの記憶数にかかわらず、第1始動入賞信号SS1や第2始動入賞信号SS2の入力に対応して、乱数値レジスタR1Dや乱数値レジスタR2Dに乱数値となる数値データが格納されることになる。このときには、数値データが格納された乱数値レジスタに対応する乱数ラッチフラグがオン状態となり新たな数値データの格納が制限される。したがって、保留データの記憶数が上限値以上である場合に、乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データを読み出さずに放置すると、第1始動入賞口や第2始動入賞口を新たな遊技球が通過（進入）したときに、この遊技球の通過（進入）に対応した新たな数値データを乱数値レジスタR1Dや乱数値レジスタR2Dに取り込んで格納することができず、先に通過（進入）した遊技球に対応して格納された数値データが読み出されてしまい、正確な乱数値を取得できなくなることがある。そこで、保留データの記憶数が上限値に達している場合でも、ステップS512の処理を実行して乱数値レジスタの読み出しにより乱数ラッチフラグをクリアすることで、新たな遊技球の通過（進入）に対応して正確な乱数値となる数値データの取得が可能になる。なお、ステップS512の処理により乱数値レジスタR1Dあるいは乱数値レジスタR2Dから読み出された数値データは、特図表示結果を「大当たり」とするか否かの判定処理などには使用せず、そのまま破棄（消去）すればよい。

【0326】

図41のステップS131にて以上のような始動口通過時処理を含んだ始動入賞判定処理が実行された後には、遊技制御フラグ設定部592に設けられた特図プロセスフラグの値に応じて、ステップS140～ステップS150の処理のいずれかを選択して実行する。

【0327】

ステップS140の特別図柄通常処理は、特図プロセスフラグの値が“0”のときに実行される。この特別図柄通常処理では、第1特図保留記憶部591Aや第2特図保留記憶部591Bに記憶されている保留データの有無などに基づいて、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bによる特図ゲームを開始するか否かの判定が行われる。また、特別図柄通常処理では、特図表示結果判定用の乱数値MR1を示す数値データに基づき、特別図柄や飾り図柄、色図柄などの可変表示結果を「大当たり」や「小当たり」とするか否かを、その可変表示結果が導出表示される以前に決定（事前決定）する。さらに、特別図柄通常処理では、特図ゲームにおける特別図柄の可変表示結果に対応して、第1特別図柄表示装置4Aや第2特別図柄表示装置4Bによる特図ゲームにおける確定特別図柄（大当たり図柄、小当たり図柄及びハズレ図柄のいずれか）が設定される。

【0328】

ステップS141の変動パターン設定処理は、特図プロセスフラグの値が“1”のときに実行される。この変動パターン設定処理には、可変表示結果を「大当たり」や「小当たり」とするか否かの事前決定結果や、飾り図柄の可変表示状態をリーチ状態とするか否かのリーチ決定結果などに基づいて、変動パターン種別を複数種類のいずれかに決定する処理や、変動パターン種別の決定結果に対応して、変動パターンを複数種類のいずれかに決定する処理などが含まれている。

【0329】

ステップS142の特別図柄変動処理は、特図プロセスフラグの値が“2”のときに実行される。この特別図柄変動処理には、第1特別図柄表示装置4Aや第2特別図柄表示装

置 4 B において特別図柄を変動させるための設定を行う処理や、その特別図柄が変動を開始してからの経過時間を計測する処理などが含まれている。例えば、ステップ S 1 4 2 にて特別図柄変動処理が実行されるごとに、遊技制御タイマ設定部 5 9 3 に設けられた特図変動タイマにおける値（特図変動タイマ値）を 1 減算あるいは 1 加算することにより、第 1 特別図柄表示装置 4 A における第 1 特図を用いた特図ゲームであるか、第 2 特別図柄表示装置 4 B における第 2 特図を用いた特図ゲームであるかに関わりなく、共通のタイマによって経過時間の測定が行われる。また、計測された経過時間が変動パターンに対応する特図変動時間に達したか否かの判定も行われる。このように、特別図柄変動処理は、第 1 特別図柄表示装置 4 A における第 1 特図を用いた特図ゲームにおける特別図柄の変動や、第 2 特別図柄表示装置 4 B における第 2 特図を用いた特図ゲームにおける特別図柄の変動を、共通の処理ルーチンによって制御する処理となっている。そして、特別図柄の変動を開始してからの経過時間が特図変動時間に達したときには、特図プロセスフラグの値を “ 3 ” に更新する。

10

【 0 3 3 0 】

ステップ S 1 4 3 の特別図柄停止処理は、特図プロセスフラグの値が “ 3 ” のときに実行される。この特別図柄停止処理には、第 1 特別図柄表示装置 4 A や第 2 特別図柄表示装置 4 B にて特別図柄の変動を停止させ、特別図柄の可変表示結果となる確定特別図柄を停止表示させるための設定を行う処理が含まれている。そして、遊技制御フラグ設定部 5 9 2 に設けられた大当たりフラグと小当たりフラグのいずれかがオンとなっているか否かの判定などが行われ、大当たりフラグがオンである場合には特図プロセスフラグの値を “ 4 ” に更新し、小当たりフラグがオンである場合には特図プロセスフラグの値を “ 8 ” に更新する。また、大当たりフラグと小当たりフラグがいずれもオフである場合には、特図プロセスフラグの値を “ 0 ” に更新する。

20

【 0 3 3 1 】

ステップ S 1 4 4 の大入賞口開放前処理は、特図プロセスフラグの値が “ 4 ” のときに実行される。この大入賞口開放前処理には、可変表示結果が「大当たり」となったことなどに基つき、大当たり遊技状態においてラウンドの実行を開始して大入賞口を開放状態とするための設定を行う処理などが含まれている。このときには、例えば大入賞口開放回数最大値の設定に対応して、大入賞口を開放状態とする期間の上限を設定するようにしてもよい。一例として、大入賞口開放回数最大値が 1 5 ラウンド大当たり状態に対応した「 1 5 」に設定されている場合には、大入賞口を開放状態とする期間の上限を「 2 9 秒」に設定する。これに対して、大入賞口開放回数最大値が 2 ラウンド大当たり状態に対応した「 2 」に設定されている場合には、大入賞口を開放状態とする期間の上限を「 0 . 5 秒」に設定する。

30

【 0 3 3 2 】

ステップ S 1 4 5 の大入賞口開放中処理は、特図プロセスフラグの値が “ 5 ” のときに実行される。この大入賞口開放中処理には、大入賞口を開放状態としてからの経過時間を計測する処理や、その計測した経過時間やカウントスイッチ 2 3 によって検出された遊技球の個数などに基づいて、大入賞口を開放状態から閉鎖状態に戻すタイミングとなったか否かを判定する処理などが含まれている。大入賞口を閉鎖状態から開放状態へと変化させるときには、大入賞口扉用のソレノイド 8 2 に対するソレノイド駆動信号の供給を開始させる処理などが実行されればよい。他方、大入賞口を閉鎖状態に戻すときには、大入賞口扉用のソレノイド 8 2 に対するソレノイド駆動信号の供給を停止させる処理などが実行されればよい。

40

【 0 3 3 3 】

ステップ S 1 4 6 の大入賞口開放後処理は、特図プロセスフラグの値が “ 6 ” のときに実行される。この大入賞口開放後処理には、大入賞口を開放状態とするラウンドの実行回数が大入賞口開放回数最大値に達したか否かを判定する処理や、大入賞口開放回数最大値に達した場合に当り終了指定コマンドを送信するための設定を行う処理などが含まれている。

50

【0334】

ステップS147の大当り終了処理は、特図プロセスフラグの値が“7”のときに実行される。この大当り終了処理には、画像表示装置5やスピーカ8L、8R、遊技効果ランプ9といった演出用の電気部品（演出装置）により、大当り遊技状態の終了を報知する演出動作としてのエンディング演出が実行される期間に対応した待ち時間が経過するまで待機する処理や、その大当り遊技状態の終了に対応した各種の設定を行う処理などが含まれている。

【0335】

ステップS148の小当り開放前処理は、特図プロセスフラグの値が“8”のときに実行される。この小当り開放前処理には、可変表示結果が「小当り」となったことなどに基づき、小当り遊技状態において可変入賞動作の実行を開始して大入賞口を開放状態とするための設定を行う処理などが含まれている。このときには、例えば可変表示結果が「小当り」であることにより大入賞口開放回数最大値が「2」であることに対応して、大入賞口を開放状態とする期間の上限を「0.5秒」に設定すればよい。

【0336】

ステップS149の小当り開放中処理は、特図プロセスフラグの値が“9”のときに実行される。この小当り開放中処理には、大入賞口を開放状態としてからの経過時間を計測する処理や、その計測した経過時間などに基づいて、大入賞口を開放状態から閉鎖状態に戻すタイミングとなったか否かを判定する処理などが含まれている。

【0337】

ステップS150の小当り終了処理は、特図プロセスフラグの値が“10”のときに実行される。この小当り終了処理には、画像表示装置5やスピーカ8L、8R、遊技効果ランプ9といった演出用の電気部品（演出装置）により、小当り遊技状態の終了を報知する演出動作が実行される期間に対応した待ち時間が経過するまで待機する処理などが含まれている。ここで、小当り遊技状態が終了するときには、確変フラグや時短フラグの状態を変更しないようにして、小当り遊技状態となる以前のパチンコ遊技機1における遊技状態を継続させる。

【0338】

図44は、特別図柄通常処理として、図43のステップS140にて実行される処理の一例を示すフローチャートである。この特別図柄通常処理において、CPU505は、まず、例えば始動データ記憶部591Cに有効な始動データの記憶があるか否かを判定することにより、特図ゲームの保留記憶の有無を判定する（ステップS221）。ここで、始動データ記憶部591Cの先頭エントリに「第1」の始動データあるいは「第2」の始動データといった有効な始動データが記憶されていれば、特図ゲームの保留記憶があることを示している。なお、特図ゲームの保留記憶の有無を判定する手法は、始動データ記憶部591Cの記憶内容をチェックするものに限定されない。例えば、遊技制御カウンタ設定部594に格納された合計保留記憶カウント値が「0」以外の値であること、あるいは、第1保留記憶カウント値及び第2保留記憶カウント値の少なくともいずれか一方が「0」以外の値であることに対応して、特図ゲームの保留記憶があることを特定できるようにしてもよい。

【0339】

ステップS221にて有効な始動データの記憶があることに対応して、特図ゲームの保留記憶があると判定されたときには（ステップS221；Yes）、始動データ記憶部591Cから始動データを読み出す（ステップS222）。ここでは、始動データ記憶部591Cにて保留番号「1」と関連付けて記憶されている始動データを読み出せばよい。

【0340】

この実施の形態では、第1始動条件と第2始動条件とを区別することなく、先に成立した始動条件に対応する特図ゲームから順次に行うものとして説明する。これに対して、例えば第1特図を用いた特図ゲームよりも、第2特図を用いた特図ゲームを優先して実行するようにしてもよい。この場合には、例えばステップS221の処理に代えて、第2

保留記憶カウント値が「0」であるか否かを判定する。そして、第2保留記憶カウント値が「0」以外の値であれば、始動データ記憶部591Cから「第2」の始動データが読み出された場合と同様の処理を実行すればよい。これに対して、第2保留記憶カウント値が「0」である場合には、第1保留記憶カウント値が「0」であるか否かを判定し、「0」以外の値であれば、始動データ記憶部591Cから「第1」の始動データが読み出された場合と同様の処理を実行すればよい。このように、第1特図を用いた特図ゲームと第2特図を用いた特図ゲームのいずれか一方を他方より優先して実行する場合には、第1保留記憶カウント値や第2保留記憶カウント値に基づいて変動表示を開始させる特別図柄を決定することができるので、始動データ記憶部591Cの構成は設けられなくてもよい。

【0341】

あるいは、第1保留記憶カウント値と第2保留記憶カウント値とのうち、いずれの値が大きいかを判定し、カウント値が大きい方に対応する特別図柄を用いた特図ゲームを優先して実行するようにしてもよい。この場合には、第1保留記憶カウント値と第2保留記憶カウント値とを比較して、第1保留記憶カウント値の方が大きい場合には、始動データ記憶部591Cから「第1」の始動データが読み出された場合と同様の処理を実行する一方で、第2保留記憶カウント値の方が大きい場合には、始動データ記憶部591Cから「第2」の始動データが読み出された場合と同様の処理を実行すればよい。また、第1保留記憶カウント値と第2保留記憶カウント値とが一致した場合には、第1特図を用いた特図ゲームを優先して実行してもよいし、第2特図を用いた特図ゲームを優先して実行してもよい。このように、保留記憶カウント値が多い方に対応する特別図柄を用いた特図ゲームを優先して実行することで、無効な始動入賞の発生を低減することができる。

【0342】

ステップS222の処理を実行した後は、始動データ記憶部591Cにて保留番号「1」より下位のエントリ（例えば保留番号「2」～「8」に対応するエントリ）に記憶された始動データの記憶内容を、1エントリずつ上位にシフトさせる（ステップS223）。そして、ステップS222にて読み出した始動データの内容が「第1」と「第2」のいずれであるかを判定する（ステップS224）。

【0343】

ステップS224にて始動データの内容が「第1」とであると判定された場合には（ステップS224；第1）、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームを開始する第1開始条件が成立したことに对应して、遊技制御バッファ設定部595に記憶される変動特図指定バッファ値を「1」に設定する（ステップS225）。他方、ステップS224にて始動データの内容が「第2」とであると判定された場合には（ステップS224；第2）、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームを開始する第2開始条件が成立したことに对应して、変動特図指定バッファ値を「2」に設定する（ステップS226）。

【0344】

ステップS225、S226の処理のいずれかを実行した後は、ステップS222にて読み出した始動データに応じた特図保留記憶部から、保留データを読み出す（ステップS227）。例えば、始動データが「第1」とである場合には、第1特図保留記憶部591Aにて保留番号「1」と関連付けて記憶されている保留データとして、特図表示結果決定用の乱数値MR1を示す数値データと、大当たり種別決定用の乱数値MR2を示す数値データとを、それぞれ読み出す。これに対して、始動データが「第2」とである場合には、第2特図保留記憶部591Bにて保留番号「1」と関連付けて記憶されている保留データとして、特図表示結果決定用の乱数値MR1を示す数値データと、大当たり種別決定用の乱数値MR2を示す数値データとを、それぞれ読み出す。

【0345】

ステップS227の処理に続いて、始動データに応じた保留記憶数カウント値を1減算するように更新するとともに、始動データに応じた特図保留記憶部にて保留番号「1」より下位のエントリ（例えば保留番号「2」～「4」に対応するエントリ）に記憶された保

10

20

30

40

50

留データの記憶内容を、1 エントリずつ上位にシフトさせる（ステップ S 2 2 8）。例えば、始動データが「第 1」である場合には、第 1 保留記憶カウンタ値を 1 減算するとともに、第 1 特図保留記憶部 5 9 1 A における保留データの記憶内容を、1 エントリずつ上位にシフトさせる。これに対して、始動データが「第 2」である場合には、第 2 保留記憶カウンタ値を 1 減算するとともに、第 2 特図保留記憶部 5 9 1 B における保留データの記憶内容を、1 エントリずつ上位にシフトさせる。

【0 3 4 6】

この後、可変表示結果を「大当り」とするか否かや「小当り」とするか否かを決定するための使用テーブルとして、始動データに応じた特図表示結果決定テーブルを選択してセットする（ステップ S 2 2 9）。例えば、始動データが「第 1」であれば図 2 7（A）に示す第 1 特図表示結果決定テーブル 1 3 0 A を使用テーブルとしてセットする一方で、始動データが「第 2」であれば図 2 7（B）に示す第 2 特図表示結果決定テーブル 1 3 0 B を使用テーブルとしてセットする。CPU 5 0 5 は、こうしてセットされた特図表示結果決定テーブルを参照することにより、ステップ S 2 2 7 にて読み出された保留データに含まれる特図表示結果決定用の乱数値 MR 1 を示す数値データに基づいて、特図表示結果を複数種類のいずれかに決定する（ステップ S 2 3 0）。そして、ステップ S 2 3 0 にて決定された特図表示結果が「大当り」であるか否かを判定する（ステップ S 2 3 1）。

【0 3 4 7】

ステップ S 2 3 1 にて「大当り」ではないと判定された場合には（ステップ S 2 3 1；No）、その特図表示結果が「小当り」であるか否かを判定する（ステップ S 2 3 2）。そして、「小当り」であると判定されたときには（ステップ S 2 3 2；Yes）、遊技制御フラグ設定部 5 9 2 に設けられた小当りフラグをオン状態にセットする（ステップ S 2 3 3）。

【0 3 4 8】

ステップ S 2 3 1 にて「大当り」であると判定された場合には（ステップ S 2 3 1；Yes）、遊技制御フラグ設定部 5 9 2 に設けられた大当りフラグをオン状態にセットする（ステップ S 2 3 4）。このときには、大当り種別を複数種類のいずれかに決定するための使用テーブルとして、図 2 8 に示す大当り種別決定テーブル 1 3 1 を選択してセットする（ステップ S 2 3 5）。CPU 5 0 5 は、こうしてセットされた大当り種別決定テーブル 1 3 1 を参照することにより、ステップ S 2 2 7 にて読み出された保留データに含まれる大当り種別決定用の乱数値 MR 2 を示す数値データに基づいて、大当り種別を「非確変」、「確変」、「突確」といった複数種類のうち、いずれかに決定する（ステップ S 2 3 6）。なお、ステップ S 2 2 6 にて変動特図指定バッファ値を「2」に設定した場合には、大当り種別決定テーブル 1 3 1 にて「突確」の大当り種別に対する決定値の割当てがないことから、大当り種別が「突確」に決定されることはない。こうしてステップ S 2 3 6 にて決定された大当り種別に対応して、例えば遊技制御バッファ設定部 5 9 5 に設けられた大当り種別バッファの格納値である大当り種別バッファ値を設定することにより、ステップ S 2 3 6 の処理で決定された大当り種別を記憶する（ステップ S 2 3 7）。一例として、大当り種別が「非確変」であれば大当り種別バッファ値を「0」とし、「確変」であれば「1」とし、「突確」であれば「2」とすればよい。

【0 3 4 9】

ステップ S 2 3 2 にて「小当り」ではないと判定された場合や（ステップ S 2 3 2；No）、ステップ S 2 3 3、S 2 3 7 の処理のいずれかを実行した後は、大当り遊技状態や小当り遊技状態に制御するか否かの事前決定結果、さらには、大当り遊技状態とする場合における大当り種別の決定結果に対応して、確定特別図柄を設定する（ステップ S 2 3 8）。一例として、ステップ S 2 3 2 にて特図表示結果が「小当り」ではないと判定された場合には、特図表示結果を「ハズレ」とする旨の事前決定結果に対応して、ハズレ図柄となる「—」を示す記号の特別図柄を、確定特別図柄に設定する。その一方で、ステップ S 2 3 2 にて特図表示結果が「小当り」であると判定された場合には、特図表示結果を「小当り」とする旨の事前決定結果に対応して、小当り図柄となる「5」を示す数字の特別

10

20

30

40

50

図柄を、確定特別図柄に設定する。また、ステップS 2 3 1にて特図表示結果が「大当たり」であると判定された場合には、ステップS 2 3 6における大当たり種別の決定結果に応じて、大当たり図柄となる「1」、「3」、「7」を示す数字の特別図柄のうち、いずれかを確定特別図柄に設定する。すなわち、大当たり種別を「非確変」とする決定結果に応じて、非確変大当たり図柄となる「3」の数字を示す特別図柄を、確定特別図柄に設定する。また、大当たり種別を「確変」とする決定結果に応じて、確変大当たり図柄となる「7」の数字を示す特別図柄を、確定特別図柄に設定する。大当たり種別を「突確」とする決定結果に応じて、突確大当たり図柄「1」の数字を示す特別図柄を、確定特別図柄に設定する。

【0350】

ステップS 2 3 8にて確定特別図柄を設定した後は、特図プロセスフラグの値を変動パターン設定処理に対応した値である“1”に更新してから（ステップS 2 3 9）、特別図柄通常処理を終了する。また、ステップS 2 2 1にて有効な始動データの記憶がないことに対応して、特図ゲームの保留記憶がないと判定された場合には（ステップS 2 2 1；No）、所定のデモ表示設定を行ってから（ステップS 2 4 0）、特別図柄通常処理を終了する。ステップS 2 4 0におけるデモ表示設定では、例えば画像表示装置5において所定の演出画像を表示することなどによるデモンストレーション表示（デモ画面表示）を指定する客待ちデモ指定コマンドが、主基板11から演出制御基板12に対して送信済みであるか否かを判定する。このとき、送信済みであれば、そのままデモ表示設定を終了する。これに対して、未送信であれば、例えばROM506における客待ちデモ指定コマンドテーブルの記憶アドレスを送信コマンドバッファにセットすることなどにより、客待ちデモ指定コマンドの送信設定を行う。

【0351】

図45は、変動パターン設定処理として、図41のステップS 1 4 1にて実行される処理の一例を示すフローチャートである。この変動パターン設定処理において、CPU505は、まず、大当たりフラグがオンであるか否かを判定する（ステップS 2 5 1）。このとき、大当たりフラグがオンであれば（ステップS 2 5 1；Yes）、変動パターン種別を複数種類のいずれかに決定するための使用テーブルとして、図30（A）に示す大当たり変動パターン種別決定テーブル133Aを選択してセットする（ステップS 2 5 2）。このときには、例えば遊技制御バッファ設定部595に記憶されている大当たり種別バッファ値を読み取ることなどにより、大当たり種別が「非確変」や「確変」、「突確」のいずれであるかを特定しておいてもよい。

【0352】

ステップS 2 5 1にて大当たりフラグがオフであるときには（ステップS 2 5 1；No）、小当たりフラグがオンであるか否かを判定する（ステップS 2 5 3）。そして、小当たりフラグがオンであれば（ステップS 2 5 3；Yes）、変動パターン種別を複数種類のいずれかに決定するための使用テーブルとして、図30（B）に示す小当たり変動パターン種別決定テーブル133Bを選択してセットする（ステップS 2 5 4）。

【0353】

ステップS 2 5 3にて小当たりフラグがオフであるときには（ステップS 2 5 3；No）、飾り図柄の変表示状態をリーチ状態とするか否かを決定するための使用テーブルとして、図29に示すリーチ決定テーブル132を選択してセットする（ステップS 2 5 5）。このときには、例えば遊技制御カウンタ設定部594に記憶されている合計保留記憶カウンタ値を読み取ることにより、あるいは、第1保留記憶カウンタ値と第2保留記憶カウンタ値とを加算することなどにより、特図ゲームの合計保留記憶数を特定する（ステップS 2 5 6）。続いて、例えば遊技制御カウンタ設定部594に設けられたランダムカウンタなどから、リーチ決定用の乱数値MR3を示す数値データを抽出する（ステップS 2 5 7）。その後、ステップS 2 5 6にてセットしたリーチ決定テーブル132を参照することにより、ステップS 2 5 7にて抽出したリーチ決定用の乱数値MR3に基づき、リーチ状態の有無を決定する（ステップS 2 5 8）。そして、ステップS 2 5 8における決定結果が、可変表示状態をリーチ状態とする「リーチ」であるかリーチ状態としない「非リー

チ」であるかを判定する（ステップS 2 5 9）。

【0 3 5 4】

ステップS 2 5 9にて「非リーチ」であると判定された場合には（ステップS 2 5 9；非リーチ）、変動パターン種別を複数種類のいずれかに決定するための使用テーブルとして、図30（C）に示す非リーチ変動パターン種別決定テーブル1 3 3 Cを選択してセットする（ステップS 2 6 0）。このときには、例えば遊技制御フラグ設定部5 9 2に設けられた確変フラグや時短フラグの状態（オン／オフ）をチェックすることなどにより、パチンコ遊技機1における遊技状態が通常状態、確変状態、時短状態のいずれであるかを特定しておいてもよい。

【0 3 5 5】

ステップS 2 5 9にて「リーチ」であると判定された場合には（ステップS 2 5 9；リーチ）、変動パターン種別を複数種類のいずれかに決定するための使用テーブルとして、図31に示すリーチ変動パターン種別決定テーブル1 3 3 Dを選択してセットする（ステップS 2 6 1）。このときには、ステップS 2 6 0の処理が実行されたときと同様に、パチンコ遊技機1における遊技状態が通常状態、確変状態、時短状態のいずれであるかを特定しておいてもよい。

【0 3 5 6】

ステップS 2 5 2、S 2 5 4、S 2 6 0、S 2 6 1の処理のいずれかを実行した後は、例えば遊技制御カウンタ設定部5 9 4に設けられたランダムカウンタなどから、変動パターン種別決定用の乱数値MR 4を抽出する（ステップS 2 6 2）。そして、ステップS 2 5 2、S 2 5 4、S 2 6 0、S 2 6 1のいずれかにてセットした使用テーブルを参照することにより、ステップS 2 6 2にて抽出した変動パターン種別決定用の乱数値MR 4に基づき、変動パターン種別を複数種類のいずれかに決定する（ステップS 2 6 3）。

【0 3 5 7】

ここで、ステップS 2 6 2、S 2 6 3の処理では、第1始動条件が成立したことに基づき第1特別図柄表示装置4 Aにより第1特図を用いて実行される特図ゲームに対応した飾り図柄の変動パターン種別を決定するか、第2始動条件が成立したことに基づき第2特別図柄表示装置4 Bにより第2特図を用いて実行される特図ゲームに対応した飾り図柄の変動パターン種別を決定するかに関わらず、共通のランダムカウンタなどによって更新される変動パターン種別決定用となる共通の乱数値MR 4を示す数値データを用いて、変動パターン種別を複数種類のいずれかに決定する。また、ステップS 2 6 2、S 2 6 3の処理では、ステップS 2 5 8におけるリーチ表示状態の有無の決定結果に関わらず、変動パターン種別決定用となる共通の乱数値MR 4を示す数値データを用いて、共通の処理ルーチンにより変動パターン種別を複数種類のいずれかに決定することができる。一例として、ステップS 2 6 3の処理では、決定テーブルポインタにセットされたROM 5 0 6のアドレスに記憶された決定テーブルを参照して変動パターン種別の決定を行うようにすればよい。

【0 3 5 8】

こうしてステップS 2 6 3にて変動パターン種別が決定された後には、その変動パターン種別の決定結果に応じて、変動パターンを複数種類のいずれかに決定するための使用テーブルとして、図32（A）に示す当り変動パターン決定テーブル1 3 4 Aと、図32（B）に示すハズレ変動パターン決定テーブル1 3 4 Bとのうち、いずれかを選択してセットする（ステップS 2 6 4）。続いて、例えば遊技制御カウンタ設定部5 9 4に設けられたランダムカウンタなどから、変動パターン決定用の乱数値MR 5を抽出する（ステップS 2 6 5）。そして、ステップS 2 6 4にてセットした変動パターン決定テーブルを参照することにより、ステップS 2 6 5にて抽出した変動パターン決定用の乱数値MR 5に基づき、変動パターンを複数種類のいずれかに決定する（ステップS 2 6 6）。

【0 3 5 9】

ここで、ステップS 2 6 5、S 2 6 6の処理では、第1始動条件が成立したことに基づき第1特別図柄表示装置4 Aにより第1特図を用いて実行される特図ゲームに対応した飾

10

20

30

40

50

り図柄の変動パターンを決定するか、第2始動条件が成立したことに基づき第2特別図柄表示装置4Bにより第2特図を用いて実行される特図ゲームに対応した飾り図柄の変動パターンを決定するかに関わらず、共通のランダムカウンタなどによって更新される変動パターン決定用となる共通の乱数値MR5を示す数値データを用いて、変動パターンを複数種類のいずれかに決定する。また、ステップS265、S266の処理では、ステップS258におけるリーチ表示状態の有無の決定結果に関わらず、変動パターン決定用となる共通の乱数値MR5を示す数値データを用いて、共通の処理ルーチンにより変動パターンを複数種類のいずれかに決定することができる。一例として、ステップS266の処理では、決定テーブルポインタにセットされたROM506のアドレスに記憶された決定テーブルを参照して変動パターンが決定されればよい。

10

【0360】

このようなステップS266における変動パターンの決定に続いて、その変動パターンの決定結果に応じた特図変動時間を設定する(ステップS267)。その後、変動特図指定バッファ値に応じて、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームと、第2特別図柄表示装置4Bによる第2特図を用いた特図ゲームのいずれかを開始させるように、特別図柄の変動を開始させるための設定を行う(ステップS268)。一例として、変動特図指定バッファ値が“1”であれば、第1特別図柄表示装置4Aによる第1特図の表示を更新させる駆動信号を送信するための設定を行う。これに対して、変動特図指定バッファ値が“2”であれば、第2特別図柄表示装置4Bによる第2特図の表示を更新させる駆動信号を送信するための設定を行う。

20

【0361】

ステップS268の処理を実行した後は、特別図柄の変動開始時となる各種コマンドを送信するための設定を行う(ステップS269)。例えば、変動特図指定バッファ値が“1”である場合に、CPU505は、主基板11から演出制御基板12に対して第1変動開始コマンド、変動パターン指定コマンド、可変表示結果通知コマンドを順次送信するために、予め用意された第1変動開始用コマンドテーブルのROM506における記憶アドレス(先頭アドレス)を示す設定データを、送信コマンドバッファにセットする。他方、変動特図指定バッファ値が“2”である場合に、CPU505は、主基板11から演出制御基板12に対して第2変動開始コマンド、変動パターン指定コマンド、可変表示結果通知コマンドを順次送信するために、予め用意された第2変動開始用コマンドテーブルのROM506における記憶アドレスを示す設定データを、送信コマンドバッファにセットする。こうしたステップS269での設定を行った場合には、特別図柄プロセス処理が終了してから図39に示すステップS99のメイン側通信制御処理が実行されるごとに、主基板11から演出制御基板12に対して、第1変動開始コマンドまたは第2変動開始コマンド、変動パターン指定コマンド、可変表示結果通知コマンドが、順次送信されることになる。

30

【0362】

ステップS269での設定に続いて、特図プロセスフラグの値を特別図柄変動処理に対応した値である“2”に更新してから(ステップS270)、変動パターン設定処理を終了する。

40

【0363】

図46は、特別図柄停止処理として、図41のステップS143にて実行される処理の一例を示すフローチャートである。この特別図柄停止処理において、CPU505は、まず、大当たりフラグがオンであるか否かを判定する(ステップS281)。このとき、大当たりフラグがオンであれば(ステップS281; Yes)、大当たり開始時演出待ち時間を設定する(ステップS282)。例えば、ステップS282の処理では、大当たり開始時演出待ち時間に対応して予め定められたタイマ初期値が、遊技制御タイマ設定部593に設けられた遊技制御プロセスタイマにセットされればよい。

【0364】

ステップS282の処理に続いて、当り開始指定コマンドを主基板11から演出制御基

50

板 1 2 に対して送信するための設定を行う（ステップ S 2 8 3）。例えば、ステップ S 2 8 3 の処理では、当り開始指定コマンドを送信するために予め用意された当り開始指定コマンドテーブルの R O M 5 0 6 における記憶アドレスを示す設定データが、送信コマンドバッファに格納されればよい。その後、大当りフラグをクリアしてオフ状態とする（ステップ S 2 8 4）。また、確変状態や時短状態を終了するための設定を行う（ステップ S 2 8 5）。例えば、ステップ S 2 8 5 では、確変フラグや時短フラグをクリアしてオフ状態とする処理や、確変状態や時短状態における特図ゲームの実行回数をカウントするための特図変動回数カウンタをクリアする処理などが実行されればよい。そして、特別図柄プロセスフラグの値を大入賞口開放前処理に対応した値である“4”に更新してから（ステップ S 2 8 6）、特別図柄停止処理を終了する。

10

【0365】

ステップ S 2 8 1 にて大当りフラグがオフである場合には（ステップ S 2 8 1 ; N o）、小当りフラグがオンであるか否かを判定する（ステップ S 2 8 7）。このとき、小当りフラグがオンであれば（ステップ S 2 8 7 ; Y e s）、小当り開始時演出待ち時間を設定する（ステップ S 2 8 8）。例えば、ステップ S 2 8 8 の処理では、小当り開始時演出待ち時間に対応して予め定められたタイマ初期値が、遊技制御プロセスタイマにセットされればよい。

【0366】

ステップ S 2 8 8 の処理に続いて、ステップ S 2 8 3 の処理と同様に、当り開始指定コマンドを主基板 1 1 から演出制御基板 1 2 に対して送信するための設定を行う（ステップ S 2 8 9）。その後、小当りフラグをクリアしてオフ状態とする（ステップ S 2 9 0）。そして、特図プロセスフラグの値を小当り開放前処理に対応した値である“8”に更新する（ステップ S 2 9 1）。

20

【0367】

また、ステップ S 2 8 7 にて小当りフラグがオフである場合には（ステップ S 2 8 7 ; N o）、特図プロセスフラグの値を特別図柄通常処理に対応した値である“0”に更新する（ステップ S 2 9 2）。ステップ S 2 9 1、S 2 9 2 の処理のいずれかを実行した後は、確変状態や時短状態を終了させるか否かの判定を行う（ステップ S 2 9 3）。例えば、ステップ S 2 9 3 の処理では、特図変動回数カウンタの値（特図変動回数カウント値）を、例えば 1 減算または 1 加算するなどして更新し、更新後の特図変動回数カウント値が所定の特別遊技状態終了判定値と合致するか否かの判定が行われる。このとき、特別遊技状態終了判定値と合致すれば、確変フラグや時短フラグをクリアしてオフ状態とすることなどにより、確変状態や時短状態を終了して通常状態に制御すればよい。他方、特別遊技状態終了判定値と合致しなければ、確変フラグや時短フラグの状態を維持して、ステップ S 2 9 3 の処理を終了すればよい。こうした確変状態や時短状態の終了判定を実行した後は、特別図柄停止処理が終了する。なお、特図変動回数カウント値に基づく終了判定は、時短状態である場合のみ行うようにして、確変状態については、次に可変表示結果が「大当り」となるまで継続されるようにしてもよい。あるいは、例えば遊技制御カウンタ設定部 5 9 4 に設けられたランダムカウンタから、確変状態終了判定用の乱数値を示す数値データを抽出し、予め R O M 5 0 6 などに格納された確変状態終了判定テーブルを参照することにより、確変状態を終了するか否かの判定を行うようにしてもよい。

30

40

【0368】

次に、演出制御基板 1 2 における動作を説明する。演出制御基板 1 2 では、電源基板等から電源電圧の供給を受けると、演出制御用マイクロコンピュータ 1 2 0 の C P U が起動し、図 4 7 のフローチャートに示すような演出制御メイン処理を実行する。なお、演出制御用マイクロコンピュータ 1 2 0 においても、電源投入時やシステムリセット時には、C P U によりセキュリティチェック処理が実行され、演出制御用マイクロコンピュータ 1 2 0 がセキュリティモードとなるようにしてもよい。この場合には、セキュリティチェック処理にて R O M に不正な変更が加えられていないと判定された後、セキュリティ時間が経過してから、演出制御メイン処理の実行が開始されるユーザモードへと移行すればよい。

50

図47に示す演出制御メイン処理を開始すると、演出制御用マイクロコンピュータ120のCPUは、まず、所定の初期化処理を実行して（ステップS401）、演出制御用マイクロコンピュータ120に内蔵又は外付けされたRAMのクリアや各種初期値の設定、また演出制御用マイクロコンピュータ120に内蔵等されたCTC（カウンタ／タイマ回路）のレジスタ設定等を行う。

【0369】

その後、演出用乱数更新処理が実行され（ステップS402）、演出制御に用いる各種の乱数値として、演出制御用マイクロコンピュータ120のRAMなどに設けられたランダムカウンタによってカウントされる乱数値を示す数値データを、ソフトウェアにより更新する。続いて、タイマ割込みフラグがオンとなっているか否かの判定を行う（ステップS403）。タイマ割込みフラグは、例えば演出制御用マイクロコンピュータ120におけるCTCのレジスタ設定に基づき、所定時間（例えば2ミリ秒）が経過するごとにオン状態にセットされる。

【0370】

また、演出制御基板12の側では、所定時間が経過するごとに発生するタイマ割込みとは別に、主基板11から演出制御コマンドを受信するための割込みが発生する。この割込みは、例えば演出制御用マイクロコンピュータ120が備えるシリアル通信回路における受信データフルにより発生する割込みであればよい。あるいは、主基板11と演出制御基板12との間に演出制御INT信号を伝送するための信号線を配線した場合には、演出制御INT信号がオン状態となることによる割込みが発生するようにしてもよい。こうした割込み発生にตอบสนองして、演出制御用マイクロコンピュータ120のCPUは、自動的に割込み禁止に設定するが、自動的に割込み禁止状態にならないCPUを用いている場合には、割込み禁止命令（DI命令）を発行することが望ましい。演出制御用マイクロコンピュータ120のCPUは、受信データフルによる割込み、あるいは、演出制御INT信号がオン状態となることによる割込みに対応して、例えば所定のコマンド受信割込み処理を実行する。このコマンド受信割込み処理では、演出制御用マイクロコンピュータ120のシリアル通信回路に対応して設けられた通信データレジスタなどに格納された通信データを取り込む。あるいは、コマンド受信割込み処理では、演出制御用マイクロコンピュータ120が備えるPIP等に含まれる入力ポートのうちで、中継基板18を介して主基板11から伝送された制御信号を受信する所定の入力ポートより、演出制御コマンドとなる制御信号を取り込むようにしてもよい。このとき取り込まれた演出制御コマンドは、例えば演出制御用マイクロコンピュータ120のRAMなどに設けられた演出制御コマンド受信用バッファに格納する。一例として、演出制御コマンドが2バイト構成である場合には、1バイト目（MODE）と2バイト目（EXT）を順次に受信して演出制御コマンド受信用バッファに格納する。その後、演出制御用マイクロコンピュータ120のCPUは、割込み許可に設定してから、コマンド受信割込み処理を終了する。

【0371】

ステップS403にてタイマ割込みフラグがオフであれば（ステップS403；No）、ステップS402の処理に戻る。他方、ステップS403にてタイマ割込みフラグがオンである場合には（ステップS403；Yes）、タイマ割込みフラグをクリアしてオフ状態にするとともに（ステップS404）、コマンド解析処理を実行する（ステップS405）。ステップS405にて実行されるコマンド解析処理では、例えば主基板11の遊技制御用マイクロコンピュータ100から送信されて演出制御コマンド受信用バッファに格納されている各種の演出制御コマンドを読み出した後に、その読み出された演出制御コマンドに対応した設定や制御などが行われる。

【0372】

ステップS405にてコマンド解析処理を実行した後は、演出制御プロセス処理を実行する（ステップS406）。この演出制御プロセス処理では、例えば画像表示装置5の表示領域における演出画像の表示動作、スピーカ8L、8Rからの音声出力動作、遊技効果ランプ9や装飾用LEDにおける点灯動作といった、演出用の電気部品（演出装置）を

用いた演出動作の制御内容について、主基板 1 1 から送信された演出制御コマンド等に応じた判定や決定、設定などが行われる。

【0373】

図 4 8 は、演出制御プロセス処理として、図 4 7 のステップ S 4 0 6 にて実行される処理の一例を示すフローチャートである。図 4 8 に示す演出制御プロセス処理において、演出制御用マイクロコンピュータ 1 2 0 の CPU は、例えば演出制御用マイクロコンピュータ 1 2 0 の RAM 等に設けられた演出プロセスフラグの値に応じて、以下のようなステップ S 1 6 0 ～ステップ S 1 6 6 の処理のいずれかを選択して実行する。

【0374】

ステップ S 1 6 0 の飾り図柄変動開始待ち処理は、演出プロセスフラグの値が“0”のときに実行される処理である。この飾り図柄変動開始待ち処理には、主基板 1 1 から伝送される変動開始コマンドとして、第 1 変動開始コマンドと第 2 変動開始コマンドのいずれかを受信したか否かに応じて、画像表示装置 5 の表示領域に設けられた「左」、「中」、「右」の各飾り図柄表示部 5 L、5 C、5 R における飾り図柄の可変表示や、色図柄表示部における色図柄の可変表示を、開始するか否かの判定を行う処理などが含まれている。このとき、可変表示を開始すると判定されれば、演出プロセスフラグの値が“1”に更新される。

10

【0375】

ステップ S 1 6 1 の飾り図柄変動設定処理は、演出プロセスフラグの値が“1”のときに実行される処理である。この飾り図柄変動設定処理には、第 1 特別図柄表示装置 4 A による第 1 特図を用いた特図ゲームの開始や第 2 特別図柄表示装置 4 B による第 2 特図を用いた特図ゲームの開始に対応して、飾り図柄や色図柄の可変表示を含めた各種の演出動作を行うために、変動パターンや可変表示結果などに応じた最終停止図柄となる確定飾り図柄や仮停止図柄、予告演出の有無等を決定し、その決定結果に応じて、予め用意された複数種類の演出制御パターンのいずれかを、使用パターンとして選択して設定する処理などが含まれている。こうした決定や設定などが行われた後には、演出プロセスフラグの値が“2”に更新される。

20

【0376】

ステップ S 1 6 2 の飾り図柄変動中処理は、演出プロセスフラグの値が“2”のときに実行される処理である。この飾り図柄変動中処理には、例えば演出制御用マイクロコンピュータ 1 2 0 の RAM 等に設けられた演出制御プロセスタイマの値（演出制御プロセスタイマ値）などに対応して、使用パターンとなる演出制御パターンなどから各種の制御データを読み出して、飾り図柄の可変表示中における各種の演出制御を行うための処理が含まれている。そして、例えば演出制御プロセスタイマ値が所定の可変表示終了値（例えば「0」）となったこと、あるいは、主基板 1 1 から伝送される飾り図柄停止コマンドを受信したことなどに対応して、飾り図柄の可変表示結果となる最終停止図柄としての確定飾り図柄を完全停止表示させる。演出制御プロセスタイマ値が可変表示終了値となったことに対応して確定飾り図柄を完全停止表示させるようにすれば、変動パターン指定コマンドにより指定された変動パターンに対応する可変表示時間が経過したときに、主基板 1 1 からの演出制御コマンドによらなくても、演出制御基板 1 2 の側で自律的に確定飾り図柄を導出表示して可変表示結果を確定させることができる。確定飾り図柄を完全停止表示したときには、演出プロセスフラグの値が“3”に更新される。

30

40

【0377】

ステップ S 1 6 3 の飾り図柄変動終了時処理は、演出プロセスフラグの値が“3”のときに実行される処理である。この飾り図柄変動終了時処理には、主基板 1 1 から伝送される当り開始指定コマンドを受信したか否かを判定する処理が含まれている。このとき、当り開始指定コマンドを受信した旨の判定がなされれば、その当り開始指定コマンドから特定される可変表示結果が「大当り」である場合に、演出プロセスフラグの値が“4”に更新される。その一方で、当り開始指定コマンドから特定される可変表示結果が「小当り」である場合には、演出プロセスフラグの値が“5”に更新される。また、当り開始指定コ

50

マンドを受信せずに所定時間が経過したときには、可変表示結果が「ハズレ」であることに
対応して、演出プロセスフラグの値が“ 0 ”に更新される。

【0378】

ステップS164の大当り制御中演出処理は、演出プロセスフラグの値が“ 4 ”のとき
に実行される処理である。この大当り制御中演出処理には、例えば可変表示結果が「大当
り」となったことなどに対応した演出制御パターン等を設定し、その設定内容に基づく演
出画像を画像表示装置5の表示領域に表示させることや、音声制御基板13に対する音番
号データの出力によりスピーカ8L、8Rから音声や効果音を出力させること、ランプ制
御基板14に対する電飾信号の出力により遊技効果ランプ9や装飾用LEDを点灯／消灯
／点滅させることといった、大当り遊技状態における各種の演出動作を制御する処理が含
まれている。そして、例えば主基板11から伝送される当り終了指定コマンドを受信した
ことなどに対応して、演出プロセスフラグの値が“ 6 ”に更新される。

10

【0379】

ステップS165の小当り制御中演出処理は、演出プロセスフラグの値が“ 5 ”のとき
に実行される処理である。この小当り制御中演出処理には、例えば可変表示結果が「小当
り」となったことなどに対応して演出制御パターン等を設定し、その設定内容に基づく演
出画像を画像表示装置5の表示領域に表示させることや、音声制御基板13に対する音番
号データの出力によりスピーカ8L、8Rから音声や効果音を出力させること、ランプ制
御基板14に対する電飾信号の出力により遊技効果ランプ9や装飾用LEDを点灯／消灯
／点滅させることといった、小当り遊技状態における各種の演出動作を制御する処理が含
まれている。そして、例えば主基板11から伝送される当り終了指定コマンドを受信した
ことなどに対応して、演出プロセスフラグの値が“ 6 ”に更新される。

20

【0380】

ステップS166のエンディング演出処理は、演出プロセスフラグの値が“ 6 ”のとき
に実行される処理である。このエンディング演出処理には、大当り遊技状態や小当り遊技
状態が終了することなどに対応した演出制御パターン等を設定し、その設定内容に基づく
演出画像を画像表示装置5の表示領域に表示させることや、音声制御基板13に対する音
番号データの出力によりスピーカ8L、8Rから音声や効果音を出力させること、ランプ
制御基板14に対する電飾信号の出力により遊技効果ランプ9や装飾用LEDを点灯／消
灯／点滅させることといった、大当り遊技状態や小当り遊技状態の終了に対応した各種の
演出動作を制御する処理が含まれている。そして、こうした演出動作が終了したことなど
に対応して、演出プロセスフラグの値が“ 0 ”に更新される。

30

【0381】

以下、パチンコ遊技機1における具体的な動作例について説明する。パチンコ遊技機1
では、第1特別図柄表示装置4Aによる第1特図を用いた特図ゲームや、第2特別図柄表
示装置4Bによる第2特図を用いた特図ゲームが実行され、また、これらの特図ゲームに
おける特別図柄の可変表示に対応して、画像表示装置5の表示領域に含まれる「左」、「
中」、「右」の飾り図柄表示部5L、5C、5Rにて飾り図柄の可変表示が実行される。
そして、例えば確定特別図柄といった特図ゲームにおける可変表示結果や、確定飾り図柄
の組合せといった飾り図柄の可変表示結果などに基づいて、例えば大当り遊技状態に制
御されることといった、所定の遊技価値が付与可能となる。なお、パチンコ遊技機1にて付
与可能な遊技価値とは、大当り遊技状態に制御されて大入賞口が閉鎖状態から開放状態に
変化して遊技球が進入（入賞）しやすい遊技者にとって有利な状態になることや、遊技者
にとって有利な状態となるための権利を発生させたりすることなどであればよい。また、
例えば大当り遊技状態にて実行可能なラウンドの上限回数や、時短状態にて実行可能な特
図ゲームの上限回数、確変状態における大当り確率、通常状態に制御されることなく大当
り遊技状態に制御される回数である連チャン回数が所定回数に達すること、あるいは、こ
れらの一部又は全部といった、パチンコ遊技機1における遊技の有利度合いに関わる任意
の事項が、パチンコ遊技機1における遊技価値となり得る。

40

【0382】

50

遊技制御用マイクロコンピュータ100では、例えばCPU505が図43のステップS506にて乱数回路509の乱数値レジスタR1Dや乱数値レジスタR2Dから読み出した数値データに基づく特図表示結果決定用の乱数値MR1を示す数値データを用いて、図44のステップS230にて特図表示結果を「大当たり」、「小当たり」、「ハズレ」のいずれかに決定する。乱数回路509では、例えば乱数生成回路553から出力されたカウント値順列RCNを、乱数列変更設定回路556の設定により予め定められた乱数更新規則に基づいて乱数列変更回路555が変更することで、数値データを所定手順により更新した乱数列RSNが出力される。そして、入力ポートP0に入力された第1始動口スイッチ22Aからの第1始動入賞信号SS1がオン状態となったことに基づき、乱数値レジスタR1Dに乱数列RSNを構成する数値データが乱数値として取り込まれて格納される。また、入力ポートP1に入力された第2始動口スイッチ22Bからの第2始動入賞信号SS2がオン状態となったことに基づき、乱数値レジスタR2Dに乱数列RSNを構成する数値データが乱数値として取り込まれて格納される。

10

【0383】

図49は、乱数回路509の動作を説明するためのタイミングチャートである。また、図49(A)では、主基板11に搭載された制御用クロック生成回路111により生成される制御用クロックCLKを示している。図49(B)では、乱数用クロック生成回路112により生成される乱数用クロックRCLKを示している。なお、図49に示す各種信号は、ハイレベルでオフ状態となりローレベルでオン状態となる負論理の信号であるものとしている。図49(A)及び(B)に示すように、制御用クロックCLKの発振周波数と、乱数用クロックRCLKの発振周波数とは、互いに異なる周波数となっており、また、いずれか一方の発振周波数が他方の発振周波数の整数倍になることがない。

20

【0384】

図49(B)に示すように、乱数用クロックRCLKは、タイミングT10、T11、T12、…においてハイレベルからローレベルに立ち下がる。そして、乱数用クロックRCLKは、遊技制御用マイクロコンピュータ100の乱数用外部クロック端子ERCに供給され、図14に示す乱数回路509が備えるクロック用フリップフロップ552におけるクロック端子CKに入力される。クロック用フリップフロップ552は、逆相出力端子(反転出力端子)QバーからD入力端子へとフィードバックされるラッチ用クロックRC0を、クロック端子CKに入力される乱数用クロックRCLKの立ち下がりエッジに
30
応答して取り込み(ラッチして)、正相出力端子(非反転出力端子)Qから乱数更新クロックRGKとして出力する。これにより、乱数更新クロックRGKは、図49(C)に示すように、タイミングT10、T12、T14、…において、ハイレベルからローレベルへと立ち下がり、乱数用クロックRCLKの発振周波数の1/2の発振周波数を有する信号となる。例えば、乱数用クロックRCLKの発振周波数が20MHzであれば、乱数更新クロックRGKの発振周波数は10MHzとなる。そして、乱数用クロックRCLKの発振周波数は制御用クロックCLKの発振周波数の整数倍にも整数分の1にもならないことから、乱数更新クロックRGKの発振周波数は、制御用クロックCLKの発振周波数とは異なる周波数となる。乱数生成回路553は、例えば乱数更新クロックRGKの立ち下がりエッジに
40
応答して、カウント値順列RCNにおける数値データを更新する。乱数列変更回路555は、乱数列変更設定回路556による乱数更新規則の設定に基づき、乱数生成回路553から出力されたカウント値順列RCNにおける数値データの更新順を変更したものを、乱数列RSNとして出力する。こうして、乱数列RSNにおける数値データは、例えば図49(D)に示すように、乱数更新クロックRGKの立ち下がりエッジなどに
50
応答して更新される。

【0385】

このように、乱数用クロック生成回路112により生成される乱数用クロックRCLKの発振周波数と、制御用クロック生成回路111により生成される制御用クロックCLKの発振周波数とは、互いに異なっており、また、一方の発振周波数が他方の発振周波数の整数倍となることもない。そのため、乱数回路509のクロック用フリップフロップ5

50

52により生成される乱数更新クロックRGKやラッチ用クロックRC0の発振周波数は、乱数用クロックRCLKの発振周波数の $1/2$ となるが、制御用クロックCLKの発振周波数や、制御用クロックCLKの発振周波数の $1/2$ となる内部システムクロックSCLKの発振周波数とは、異なるものとなる。こうして、制御用クロックCLKや内部システムクロックSCLKと、乱数更新クロックRGKとに同期が生じることを防ぎ、CPU505の動作タイミングからは、乱数回路509にて乱数生成回路553や乱数列変更回路555により生成される乱数列RSNにおける数値データの更新タイミングを特定することが困難になる。これにより、CPU505の動作タイミングから乱数回路509における乱数値となる数値データの更新動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。

10

【0386】

クロック用フリップフロップ552から出力されるラッチ用クロックRC0は、乱数更新クロックRGKの反転信号となり、その発振周波数は乱数更新クロックRGKの発振周波数と同一で、その位相は乱数更新クロックRGKの位相と $\pi (=180^\circ)$ だけ異なる。ラッチ用クロックRC0は、分岐点BR1にてラッチ用クロックRC1とラッチ用クロックRC2とに分岐される。したがって、例えば図49(E)に示すように、各ラッチ用クロックRC0、RC1、RC2はいずれも、共通の周期で信号状態が変化する発振信号となる。ラッチ用クロックRC1は、ラッチ用フリップフロップ557Aのクロック端子CKに入力される。ラッチ用クロックRC2は、ラッチ用フリップフロップ557Bのクロック端子CKに入力される。

20

【0387】

こうして、ラッチ用クロックRC0を分岐することにより生成されるラッチ用クロックRC1、RC2の発振周波数は、制御用クロックCLKや内部システムクロックSCLKの発振周波数とは、異なるものとなる。したがって、制御用クロックCLKや内部システムクロックSCLKと、ラッチ用クロックRC1、RC2とに同期が生じることを防ぎ、CPU505の動作タイミングからは、乱数回路509にて乱数値となる数値データが取り込まれる動作タイミングを特定することが困難になる。これにより、CPU505の動作タイミングから乱数回路509における乱数値となる数値データの取込動作を解析した結果に基づく狙い撃ちなどを、確実に防止することができる。

【0388】

30

ラッチ用フリップフロップ557Aは、ラッチ用クロックRC1の立ち下がりエッジに応答して、第1始動口スイッチ22Aから伝送されて入力ポートP0に供給された第1始動入賞信号SS1を取り込み（ラッチして）、始動入賞時ラッチ信号SL1として出力端子Qから出力する。そして、乱数ラッチセクタ558Aにおける取込方法が入力ポートP0への信号入力に指定されていれば、始動入賞時ラッチ信号SL1が乱数ラッチ信号LL1として出力される。これにより、例えば図49(F)に示すようなタイミングでオフ状態（ハイレベル）とオン状態（ローレベル）とで信号状態が変化する第1始動入賞信号SS1は、ラッチ用クロックRC1が立ち下がるタイミングT11、T13、T15、…にてラッチ用フリップフロップ557Aに取り込まれた後、図49(G)に示すようなタイミングT11、T13で信号状態がオフ状態とオン状態とで変化する乱数ラッチ信号LL1となって、乱数ラッチセクタ558Aから出力される。ここで、第1始動口スイッチ22Aから伝送される第1始動入賞信号SS1は、普通入賞球装置6Aが形成する第1始動入賞口における遊技球の始動入賞が検出されたときに、オフ状態からオン状態へと変化する。ラッチ用フリップフロップ557Aから乱数ラッチセクタ558Aを介して出力された乱数ラッチ信号LL1は、乱数値レジスタR1Dとなる乱数値レジスタ559Aに供給されて、乱数列変更回路555から出力された乱数列RSNにおける数値データを取得するために用いられる。こうして、ラッチ用フリップフロップ557A及び乱数ラッチセクタ558Aでは、第1始動入賞口における遊技球の始動入賞が検出されたことに基づき、ラッチ用クロックRC1を用いて、乱数値となる数値データを取得するための乱数ラッチ信号LL1が、第2始動入賞口における遊技球の始動入賞が検出された場合とは

40

50

別個に生成される。

【0389】

ラッチ用フリップフロップ557Bは、ラッチ用クロックRC2の立ち下がりエッジに
応答して、第2始動口スイッチ22Bから伝送されて入力ポートP1に供給された第2始
動入賞信号SS2を取り込み（ラッチして）、始動入賞時ラッチ信号SL2として出力端
子Qから出力する。そして、乱数ラッチセクタ558Bにおける取込方法が入力ポート
P1への信号入力に指定されていれば、始動入賞時ラッチ信号SL2が乱数ラッチ信号L
L2として出力される。これにより、例えば図49（I）に示すようなタイミングでオフ
状態（ハイレベル）とオン状態（ローレベル）とで信号状態が変化する第2始動入賞信号
SS2は、ラッチ用クロックRC2が立ち下がるタイミングT11、T13、T15、…
にてラッチ用フリップフロップ557Bに取り込まれた後、図49（J）に示すようなタイ
ミングT13、T15で信号状態がオフ状態とオン状態とで変化する乱数ラッチ信号L
L2となって、乱数ラッチセクタ558Bから出力される。ここで、第2始動口スイッ
チ22Bから伝送される第2始動入賞信号SS2は、普通可変入賞球装置6Bが形成する
第2始動入賞口における遊技球の始動入賞が検出されたときに、オフ状態からオン状態へ
と変化する。ラッチ用フリップフロップ557Bから乱数ラッチセクタ558Bを介し
て出力された乱数ラッチ信号LL2は、乱数値レジスタR2Dとなる乱数値レジスタ55
9Bに供給されて、乱数列変更回路555から出力された乱数列RSNにおける数値デー
タを取得するために用いられる。こうして、ラッチ用フリップフロップ557B及び乱数
ラッチセクタ558Bでは、第2始動入賞口における遊技球の始動入賞が検出されたこ
とに基づき、ラッチ用クロックRC2を用いて、乱数値となる数値データを取得するた
めの乱数ラッチ信号LL2が、第1始動入賞口における遊技球の始動入賞が検出された場合
とは別個に生成される。

10

20

【0390】

このように、ラッチ用フリップフロップ557Aとラッチ用フリップフロップ557B
はそれぞれ、互いに共通のクロック用フリップフロップ552にて生成されたラッチ用ク
ロックRC0を分岐点BR1で分岐したことにより、互いに共通の周期で信号状態が変
化するラッチ用クロックRC1、RC2を用いて、乱数値となる数値データを取得するた
めの始動入賞時ラッチ信号SL1や始動入賞時ラッチ信号SL2を生成する。これにより、
乱数回路509における回路構成の簡素化や、パチンコ遊技機1における製造コストの削
減を図ることができる。

30

【0391】

乱数値レジスタR1Dとなる乱数値レジスタ559Aは、乱数列変更回路555から出
力される乱数列RSNにおける数値データを、乱数ラッチセクタ558Aからクロック
端子へと入力される乱数ラッチ信号LL1の立ち下がりエッジに
応答して取り込み（ラッチして）、記憶データとなる数値データを更新する。乱数値レジスタR2Dとなる乱数値
レジスタ559Bは、乱数列変更回路555から出力される乱数列RSNにおける数値デー
タを、乱数ラッチセクタ558Bからクロック端子へと入力される乱数ラッチ信号L
L2の立ち下がりエッジに
応答して取り込み（ラッチして）、記憶データとなる数値データを更新する。

40

【0392】

例えば図49（G）に示すように、タイミングT11にて乱数ラッチ信号LL1がオフ
状態からオン状態に変化する立ち下がりエッジが生じた場合には、このタイミングT11
にて乱数列変更回路555から出力されている乱数列RSNにおける数値データが、図4
9（H）に示すように、乱数値レジスタR1Dに取り込まれ、乱数値となる数値データと
して取得される。これにより、乱数値レジスタR1Dとなる乱数値レジスタ559Aでは
、第1始動入賞口における遊技球の始動入賞が検出されたことに基づき、乱数値として用
いられる数値データを、第2始動入賞口における遊技球の始動入賞が検出された場合とは
別個に、取得して記憶することができる。

【0393】

50

また、例えば図49(J)に示すように、タイミングT13にて乱数ラッチ信号LL2がオフ状態からオン状態に変化する立ち下がりエッジが生じた場合には、このタイミングT13にて乱数列変更回路555から出力されている乱数列RSNにおける数値データが、図49(K)に示すように、乱数値レジスタR2Dに取り込まれ、乱数値となる数値データとして取得される。これにより、乱数値レジスタR2Dとなる乱数値レジスタ559Bは、第2始動入賞口における遊技球の始動入賞が検出されたことに基づき、乱数値として用いられる数値データを、第1始動入賞口における遊技球の始動入賞が検出された場合とは別個に、取得して記憶することができる。

【0394】

こうして、乱数値レジスタ559Aは、ラッチ用フリップフロップ557Aがラッチ用クロックRC1を用いて生成した始動入賞時ラッチ信号SL1や乱数ラッチセクタ558Aから出力された乱数ラッチ信号LL1の立ち下がりエッジに応答して、乱数値RSNにおける数値データを格納する。また、乱数値レジスタ559Bは、ラッチ用フリップフロップ557Bがラッチ用クロックRC2を用いて生成した始動入賞時ラッチ信号SL2や乱数ラッチセクタ558Bから出力された乱数ラッチ信号LL2の立ち下がりエッジに応答して、乱数列RSNにおける数値データを格納する。

【0395】

このように、乱数回路509では、クロック用フリップフロップ552や乱数生成回路553、乱数列変更回路555などが、第1始動入賞口における遊技球の始動入賞に基づき乱数値となる数値データを取得するように構成されたラッチ用フリップフロップ557Aや乱数ラッチセクタ558A、乱数値レジスタ559Aの組合せと、第2始動入賞口における遊技球の始動入賞に基づき乱数値となる数値データを取得するように構成されたラッチ用フリップフロップ557Bや乱数ラッチセクタ558B、乱数値レジスタ559Bの組合せとに対して、共通化されている。したがって、クロック用フリップフロップ552から出力されて乱数生成回路553に供給されてカウント値順列RCNにおける数値データや乱数列RSNにおける数値データの更新に用いられる乱数更新クロックRGKは、第1始動入賞口における遊技球の始動入賞に基づき乱数値となる数値データを取得する構成と、第2始動入賞口における遊技球の始動入賞に基づき乱数値となる数値データを取得する構成とについて、共通の乱数更新用クロック信号となる。これにより、乱数回路509における回路構成を簡素化することができ、パチンコ遊技機1の製造コストを削減することができる。

【0396】

図21(A)に示す乱数ラッチフラグレジスタRDFMでは、乱数値レジスタR1Dとなる乱数値レジスタ559Aにおける数値データの取込動作や読出動作、また、乱数値レジスタR2Dとなる乱数値レジスタ559Bにおける数値データの取込動作や読出動作に応答して、対応するビット値が“0”と“1”とに変化する。図50は、乱数ラッチフラグレジスタRDFMのビット番号[0]及び[1]に格納される乱数ラッチフラグデータRDFM0及び乱数ラッチフラグデータRDFM1の変化を説明するためのタイミングチャートである。

【0397】

図50(A)に示すように、乱数ラッチ信号LL1や乱数ラッチ信号LL2が立ち下がるタイミングT20にて、図50(B)に示すように乱数値レジスタR1Dや乱数値レジスタR2Dに数値データが取り込まれて格納されたことに対応して、図50(C)に示すように乱数ラッチフラグデータRDFM0や乱数ラッチフラグデータRDFM1のビット値が“0”から“1”へと変化する。例えば、タイミングT20にて乱数ラッチ信号LL1がオン状態(ローレベル)となったことに応答して乱数値レジスタR1Dに数値データが格納されたときには、乱数ラッチフラグデータRDFM0のビット値が“0”から“1”へと変化するにより、乱数値レジスタR1Dに対応する乱数ラッチフラグがオン状態となる。また、タイミングT20にて乱数ラッチ信号LL2がオン状態(ローレベル)となったことに応答して乱数値レジスタR2Dに数値データが格納されたときには、乱数

10

20

30

40

50

ラッチフラグデータRDFM1のビット値が“0”から“1”へと変化することにより、乱数値レジスタR2Dに対応する乱数ラッチフラグがオン状態となる。

【0398】

こうして乱数ラッチフラグがオン状態となったときには、対応する乱数値レジスタR1Dや乱数値レジスタR2Dへの新たな数値データの格納が制限される。例えば、乱数ラッチフラグデータRDFM0のビット値が“0”から“1”へと変化したときには、乱数値レジスタR1Dに対応する乱数ラッチフラグがオン状態となり、乱数値レジスタR1Dへの新たな数値データの格納が制限される。また、乱数ラッチフラグデータRDFM1のビット値が“0”から“1”へと変化したときには、乱数値レジスタR2Dに対応する乱数ラッチフラグがオン状態となり、乱数値レジスタR2Dへの新たな数値データの格納が制限される。したがって、対応する乱数ラッチフラグがオン状態である乱数値レジスタR1D及び／又は乱数値レジスタR2Dには、第1始動入賞信号SS1及び／又は第2始動入賞信号SS2の入力に対応して数値データを取り込むための乱数ラッチ信号LL1及び／又は乱数ラッチ信号LL2が入力されたときでも、乱数列RSNに含まれる新たな数値データの格納を行うことができない。

10

【0399】

これにより、乱数値レジスタR1Dや乱数値レジスタR2Dに数値データが一旦格納された後、その数値データがCPU505などから読み出されるよりも前に、例えば第1始動入賞信号SS1や第2始動入賞信号SS2がノイズ等により誤ってオン状態となったときでも、既に格納されている数値データが更新されてしまい不正確な乱数値の読み出しを防止することができる。また、乱数値取込指定データRDLT0や乱数値取込指定データRDLT1のビット値を外部から意図的に“1”に設定すること、あるいは、第1始動入賞信号SS1や第2始動入賞信号SS2を外部から意図的にオン状態とすることなどにより、既に格納されている数値データを改変するといった不正行為を防止することもできる。その一方で、乱数値レジスタR1Dや乱数値レジスタR2Dに一旦格納された数値データが長時間にわたりCPU505などから読み出されなくなると、その後に第1始動入賞信号SS1や第2始動入賞信号SS2が正常にオン状態となったときに、第1始動入賞口や第2始動入賞口における遊技球の通過（進入）に対応した正確な数値データを乱数値レジスタR1Dや乱数値レジスタR2Dに格納することができなくなる。

20

【0400】

そこで、例えば遊技制御用マイクロコンピュータ100のCPU505は、予め定められた乱数値読出条件が成立したときに、図50(D)に示すような所定の乱数値レジスタ読出処理を実行する。そして、乱数値レジスタR1Dや乱数値レジスタR2Dの読み出しを行って乱数ラッチフラグをオフ状態とすることにより、新たな数値データの格納が許可された状態に設定する。乱数値読出条件としては、CPU505がパチンコ遊技機1における遊技制御の実行を開始すること、及び／又は、第1始動入賞口や第2始動入賞口を遊技球が通過（進入）したときに特図ゲームの保留記憶数が所定の上限値に達していることなどを含むものであればよい。図50に示す動作例では、タイミングT25にて図50(B)に示す乱数値レジスタ読出処理が完了したことに対応して、図50(C)に示すように乱数ラッチフラグデータRDFM0や乱数ラッチフラグデータRDFM1のビット値が“1”から“0”へと更新されて、対応する乱数ラッチフラグがオフ状態に設定される。

30

40

【0401】

一例として、CPU505は、パチンコ遊技機1における電源供給の開始に基づいて遊技制御用マイクロコンピュータ100のシステムリセットが解除されたときに、所定のセキュリティチェック処理などを実行してから、ROM506からユーザプログラム（ゲーム制御用の遊技制御処理プログラム）を示す制御コードの読み出しなどを行い遊技制御の実行を開始する。このとき、CPU505は、乱数値レジスタ読出処理として図37に示すステップS56の処理を実行することにより、乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データを読み出して、対応する乱数ラッチフラグをオフ状態とする。なお、図37に示すステップS56の処理において、CPU505は、乱数ラッチフ

50

ラグデータRDFM1と乱数ラッチフラグデータRDFM0のビット値をチェックした結果などに基づいて、乱数ラッチフラグがオン状態となっている乱数値レジスタの読み出しのみを行うようにしてもよい。あるいは、乱数ラッチフラグがオン状態であるか否かにかかわらず、乱数値レジスタR1Dと乱数値レジスタR2Dの双方から数値データを読み出すことにより、各乱数ラッチフラグをオフ状態としてもよい。

【0402】

パチンコ遊技機1の電源投入時などには、例えば図4（B）及び（C）に示す電源電圧VSL及び電源電圧VCCのように、各種の電源電圧が徐々に規定値まで上昇していく。こうした電源電圧の上昇中には、例えば遊技制御用マイクロコンピュータ100の内蔵回路といった、各種回路の一部が正常に動作する一方で、他の部分は未だ正常には動作できない状態となることがある。一例として、電源電圧が不安定な状態では、第1始動入賞信号SS1や第2始動入賞信号SS2が誤ってオン状態となることなどにより、乱数回路509において乱数値レジスタR1Dや乱数値レジスタR2Dに数値データが取り込まれて格納され、対応する乱数ラッチフラグがオン状態になって新たな数値データの格納が制限されてしまう可能性がある。また、CPU505などによる遊技制御の実行が開始された後、図39に示すステップS92のスイッチ処理が実行されるより前に、所定タイミングで乱数ラッチ信号LL1や乱数ラッチ信号LL2を乱数値レジスタR1Dや乱数値レジスタR2Dに入力することで、特図表示結果を「大当たり」とする特図表示結果決定用の乱数値MR1を示す数値データを取得して大当たり遊技状態に制御させる不正行為がなされる可能性がある。このように、乱数ラッチフラグがオン状態になると新たな数値データの格納が制限されるようにした場合には、第1始動入賞口や第2始動入賞口といった始動入賞口を遊技球が通過（進入）する始動入賞の発生後にノイズ等により誤った数値データが乱数値レジスタR1Dや乱数値レジスタR2Dに取り込まれて格納されることを防止できる一方で、始動入賞の発生前に電源電圧の不安定による誤動作や不正行為などにより数値データが乱数値レジスタR1Dや乱数値レジスタR2Dに取り込まれて格納された場合、その後に始動入賞が発生しても、この始動入賞の発生タイミングよりも前に既に格納されている数値データが乱数値として取得されて特図表示結果の決定などに用いられる可能性がある。

【0403】

そこで、遊技制御用マイクロコンピュータ100におけるシステムリセットが解除されて遊技制御が開始されるときには、乱数ラッチフラグをオフ状態に設定して、新たな数値データの格納が許可された状態とする。これにより、例えばパチンコ遊技機1における電源投入時などの電源電圧が不安定な状態で誤って乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データが乱数値として取得されてしまい、遊技制御における各種の決定などに使用されてしまうことを防止できる。また、遊技制御の実行が開始された後、第1始動口スイッチ22Aや第2始動口スイッチ22Bの状態がチェックされるより前に乱数ラッチ信号を入力して大当たり遊技状態に制御させる不正行為を防止することができる。

【0404】

他の一例として、例えば電源電圧VSLといった、パチンコ遊技機1における所定電源電圧が低下したことに基いて、電源基板10に搭載された電源監視回路303からオン状態の電源断信号が出力される。CPU505は、図40のステップS111にてオン状態の電源断信号が出力され（ステップS111；Yes）、さらに、ステップS114にてバックアップ監視タイマ値がバックアップ判定値に達した後に、ステップS115～ステップS118の処理を実行して電源電圧の低下によるパチンコ遊技機1の動作不安定あるいは動作停止に備えるとともに、遊技制御用マイクロコンピュータ100が動作停止状態となるまでステップS119の処理を繰り返し実行することにより、電源断信号の入力状態を繰り返し判定する。その後、ステップS119の処理を実行中に電源断信号がオフ状態となり入力されていない旨の判定がなされたときに、CPU505は、ステップS124の処理を実行してから電源断処理を終了するとともに遊技制御用タイマ割込み処理か

ら復帰（リターン）させることにより、ROM506に記憶されているユーザプログラム（ゲーム制御用の遊技制御処理プログラム）を示す制御コードの先頭から、遊技制御の実行を開始させる。ここで、ステップS119の処理により電源断信号がオフ状態となり入力されていない旨の判定がなされた後、電源断処理を終了して制御コードの先頭から遊技制御の実行を開始させるより前に、乱数値レジスタ読出処理としてステップS120～ステップS123の処理を実行することにより、乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データを読み出して、対応する乱数ラッチフラグをオフ状態に設定する。

【0405】

図51は、遊技制御の実行中に電源電圧VSLが低下した場合の動作例を示すタイミングチャートである。始めに、例えばパチンコ遊技機1への電源供給が開始されたことなどに基き、図51（A）に示す電源電圧VSLが所定値VSL1に達するタイミングT31よりも前のタイミングT30にて、図51（B）に示す電源電圧VCCが所定値VCC1に達する。このタイミングT30では、図51（C）に示すリセット信号がオン状態からオフ状態となる。続いて、タイミングT31にて電源電圧VSLが所定値VSL1に達したときに、図51（D）に示す電源断信号がオン状態からオフ状態となる。その後、例えばタイミングT32にて、乱数値レジスタR1Dに乱数値となる数値データが取り込まれて格納されたことに対応して、図51（E）に示す乱数ラッチフラグデータRDFM0のビット値が“0”から“1”へと変化することにより、乱数値レジスタR1Dに対応する乱数ラッチフラグがオン状態になるものとする。

【0406】

こうしてタイミングT32にて乱数値レジスタR1Dに数値データが格納された後、その数値データがCPU505などにより読み出されるよりも前のタイミングT33にて、図51（A）に示す電源電圧VSLが所定値VSL1より低下したとする。このとき、図51（D）に示す電源断信号がオン状態であると判定されたことなどに基いて（図40のステップS111；Yes）、ステップS119にて電源断信号がオン状態であるか否かが繰り返し判定される。その後、例えばタイミングT34にて、図51（A）に示す電源電圧VSLが所定値VSL1に復帰したときには、図40に示すステップS119にて電源断信号がオフ状態であり入力されていないと判定される（ステップS119；No）。また、図40に示すステップS120にて乱数ラッチフラグデータRDFM0のビット値が“1”であり乱数ラッチフラグがオン状態であると判定されたことに基づいて、ステップS121の処理が実行される。そして、乱数値レジスタR1Dに格納された数値データが読み出され、乱数ラッチフラグデータRDFM0のビット値が“1”から“0”へと更新されて、乱数値レジスタR1Dに対応する乱数ラッチフラグがオフ状態に設定される。その後、電源断処理が終了するときには、例えば図40に示すステップS124にて設定された電源断復旧時ベクタテーブルでの指定内容などに基づいて、ROM506に記憶されているユーザプログラム（ゲーム制御用の遊技制御処理プログラム）を示す制御コードの先頭から遊技制御の実行を開始することで、図36に示すような遊技制御メイン処理が最初から実行される。

【0407】

なお、乱数回路509において、第1始動入賞信号SS1や第2始動入賞信号SS2の立ち上がりエッジに応答して乱数値レジスタR1Dや乱数値レジスタR2Dに乱数値となる数値データが取り込まれて格納される場合には、例えば図40に示すステップS119の処理を繰り返し実行している期間などに、スイッチ作動用の電源電圧VDDが所定のスイッチ電圧以下に低下した後に正常電圧値に復旧すると、その正常電圧値への復旧中に第1始動入賞信号SS1や第2始動入賞信号SS2の立ち上がりエッジが生じて乱数値レジスタR1Dや乱数値レジスタR2Dの全部に数値データが取り込まれて格納され、各乱数ラッチフラグがオン状態になることがある。このような乱数ラッチフラグのオン状態を放置すると、電源電圧の復旧後に第1始動入賞口や第2始動入賞口を遊技球が通過（進入）して始動入賞が発生したときには、乱数ラッチフラグがオン状態であることから新たな数

値データの格納が制限され、電源電圧の復旧中などに取り込まれた数値データに基づいて特図表示結果の決定などが行われてしまい、始動入賞の発生タイミングとは全く異なるタイミングで取り込まれた数値データを用いた決定が行われてしまうという問題が生じる。そこで、遊技制御用マイクロコンピュータ100のCPU505は、図37に示すステップS56や図40に示すステップS121及び／又はステップS123にて乱数値レジスタR1Dや乱数値レジスタR2Dの読み出しを行い、対応する乱数ラッチフラグをオフ状態にしてから遊技制御の実行を開始（再開）させることで、上記の問題を解決することができる。

【0408】

乱数値読出条件の他の一例として、第1始動入賞口や第2始動入賞口を遊技球が通過（進入）したときに特図ゲームの保留記憶数が所定の上限値に達している場合がある。ここで、例えば図42に示すステップS203にて第1始動口スイッチ22Aがオン状態であると判定された後、図43に示すステップS502にて第1保留記憶カウンタの読出値が所定の上限値（例えば「4」）以上であると判定された場合には、第1特図保留記憶部591Aにて全てのエントリ（例えば保留番号が「1」～「4」に対応するエントリ）に保留データが記憶されており、第1特図保留記憶部591Aにおける保留データの記憶数が上限記憶数に達しているために、新たな保留データを第1特図保留記憶部591Aに記憶させることができない。また、例えば図42に示すステップS207にて第2始動口スイッチ22Bがオン状態であると判定された後、図43に示すステップS502にて第1保留記憶カウンタの読出値が所定の上限値以上であると判定された場合には、第2特図保留記憶部591Bにて全てのエントリに保留データが記憶されており、第2特図保留記憶部591Bにおける保留データの記憶数が上限記憶数に達しているために、新たな保留データを第2特図保留記憶部591Bに記憶させることができない。こうした場合には、一般に、第1始動入賞口や第2始動入賞口を遊技球が通過（進入）したことに基づく特図ゲームの始動条件を成立させずに無効なものとし、賞球の払出しのみが行われる。

【0409】

そのため、乱数回路509により生成される乱数値となる数値データを読み出さないようにすることも考えられる。しかしながら、乱数回路509では、保留データの記憶数にかかわらず、第1始動入賞信号SS1や第2始動入賞信号SS2がオン状態となって入力されたことに応答して、乱数値レジスタR1Dや乱数値レジスタR2Dに乱数値となる数値データが取り込まれて格納され、対応する乱数ラッチフラグがオン状態となる。そうすると、次に第1始動入賞口や第2始動入賞口を遊技球が通過（進入）したときには、第1始動入賞信号SS1や第2始動入賞信号SS2がオン状態となって入力されても、乱数値レジスタR1Dや乱数値レジスタR2Dにおける新たな数値データの格納が制限されるために、始動入賞の発生に対応した正確な乱数値を取得することができなくなる。

【0410】

これに対して、遊技制御用マイクロコンピュータ100のCPU505は、図43に示すステップS502にて保留記憶カウンタの読出値が所定の上限値以上であると判定したときに（ステップS502；Yes）、ステップS512の処理を実行して、乱数値レジスタR1Dや乱数値レジスタR2Dに格納された数値データを読み出すことで、対応する乱数ラッチフラグをオフ状態としてから、始動口通過時処理を終了する。なお、ステップS512の処理では、図42のステップS202にて第1始動口入賞テーブル135Aがセットされた場合に乱数値レジスタR1Dの読み出しを行う一方、図42のステップS206にて第2始動口入賞テーブル135Bがセットされた場合に乱数値レジスタR2Dの読み出しを行うようにする。こうして、例えば第1特別図柄表示装置4Aや第2特別図柄表示装置4Bといった、特別図柄を可変表示する表示装置が複数設けられている場合において、特図ゲームの保留記憶数が上限値に達している特別図柄と対応付けられた始動入賞口を通過（進入）した遊技球が検出されたときに、その始動入賞口と対応付けられた乱数値レジスタから数値データを読み出して新たな数値データの格納を許可する一方で、その始動入賞口と対応付けられていない乱数値レジスタからは数値データを読み出さないよう

にする。これにより、複数の始動入賞口のうち、いずれかを遊技球が通過（進入）したときに、他の始動入賞口に対応して乱数値となる数値データを更新や取得する動作に影響が及ばないようにすることができる。

【0411】

第1始動入賞口や第2始動入賞口を遊技球が通過（進入）したときには、CPU505が図42に示すステップS204やステップS208にて、遊技球が通過（進入）した始動入賞口にかかわらず共通の始動口通過時処理を実行する。そして、例えば図43に示すステップS501～ステップS512の処理といった、遊技球が通過した始動入賞口にかかわらず共通の処理ルーチンにおいて、特にステップS505及びステップS506の処理を実行することなどにより、乱数回路509が備える乱数値レジスタR1D及び乱数値レジスタR2Dのうち、遊技球が通過した第1始動入賞口又は第2始動入賞口に対応する乱数値レジスタから、乱数値となる数値データを読み出す。こうした共通の処理ルーチンにより乱数値となる数値データを読み出可能にすることで、例えば第1始動入賞口や第2始動入賞口といった、複数の始動入賞口を設けたパチンコ遊技機1において、乱数値となる数値データを取得するためのプログラム量が過剰に増大することを防止できる。

10

【0412】

主基板11では、電源基板10からの初期電力供給時（バックアップ電源のない電源投入時）や、システムリセットの発生後における再起動時などに、CPU505がROM506などに記憶されているセキュリティチェックプログラム506Aを読み出して実行することにより、遊技制御用マイクロコンピュータ100がセキュリティモードとなる。このときには、セキュリティチェックプログラム506Aに対応した処理として、例えば図35に示すようなセキュリティチェック処理が実行される。ここで、遊技制御用マイクロコンピュータ100がセキュリティモードとなるセキュリティ時間は、ROM506のプログラム管理エリアに記憶されているセキュリティ時間設定KSESのビット番号「2-0」やビット番号「4-3」に予め格納されたビット値に応じて、一定の固定時間とは異なる時間成分を含むことができる。

20

【0413】

例えば、セキュリティ時間設定KSESのビット番号「2-0」におけるビット値が“000”以外の値であれば（図35に示すステップS2；No）、図11（D）に示すような設定内容に対応して、固定時間に加えて予め選択可能な複数の延長時間のいずれかを、セキュリティ時間に含まれる時間成分として設定することができる（ステップS4）。また、セキュリティ時間設定KSESのビット番号「4-3」におけるビット値が“00”以外の値であれば（ステップS6；No）、図11（C）に示すようなショートモード又はロングモードに対応して、システムリセットや電源投入に基づき初期設定処理が実行されるごとに所定の時間範囲で変化する可変設定時間を、セキュリティ時間に含まれる時間成分として設定することができる（ステップS8）。

30

【0414】

こうして設定されたセキュリティ時間が経過するまでは（ステップS14；No）、ROM506に記憶されているユーザプログラムによる遊技制御メイン処理の実行が開始されない。そして、乱数回路509による乱数値となる数値データの生成動作も、遊技制御用マイクロコンピュータ100がセキュリティモード中である期間では、開始されないようにすればよい。これにより、パチンコ遊技機1の電源投入やシステムリセット等による動作開始タイミングから、乱数回路509の動作開始タイミングや更新される数値データなどを特定することが困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に大当たり遊技状態を発生させるなどの行為を、確実に防止することができる。

40

【0415】

一例として、パチンコ遊技機1の機種毎に、セキュリティ時間設定KSESのビット番号「2-0」におけるビット値を異なる値に設定する。この場合には、図35に示すステップS4にて設定される延長時間を、パチンコ遊技機1の機種毎に異ならせることができ

50

、パチンコ遊技機 1 の動作開始タイミングから乱数回路 509 の動作開始タイミングを特定することが困難になる。また、セキュリティ時間設定 KSES のビット番号 [4-3] におけるビット値を“01”又は“10”に設定することにより、ステップ S8 にて設定される可変設定時間を、システムリセット毎に異ならせる。これにより、パチンコ遊技機 1 の動作開始タイミングから乱数回路 509 の動作開始タイミングを特定することは著しく困難になる。

【0416】

図 35 に示すステップ S14 にてセキュリティ時間が経過したと判定されたときには（ステップ S14；Yes）、CPU 505 が ROM 506 に記憶されているユーザプログラムを読み出して、図 36 に示すような遊技制御メイン処理が実行される。そして、例えばステップ S33 における設定処理などには、図 37 に示すような乱数回路設定処理が含まれている。ここで、図 10（B）に示すような第 2 乱数初期設定 KRS2 のビット番号 [0] におけるビット値を“1”とすれば、図 37 に示すステップ S55 の処理などにより、乱数回路 509 にて生成される乱数値となる数値データのスタート値を、システムリセット毎に変更することができる。これにより、たとえ乱数回路 509 の動作開始タイミングを特定することができたとしても、乱数回路 509 が備える乱数値レジスタ 559A や乱数値レジスタ 559B から読み出される数値データを特定することは困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に大当たり遊技状態を発生させるなどの行為を、確実に防止することができる。

【0417】

乱数回路 509 などには、CPU 505 の動作とは別個に初期値決定用データとなるカウント値を更新するフリーランカウンタ 554A が設けられている。そして、第 2 乱数初期設定 KRS2 のビット番号 [0] におけるビット値が“1”である場合には、乱数回路 509 のスタート値初期設定回路 554 による設定などに基づき、初期設定時にフリーランカウンタ 554A のカウント値をそのまま用いること、あるいは、そのカウント値を所定の演算関数（例えばハッシュ関数）に代入して得られた値を用いることなどにより、スタート値がランダムに決定される。これにより、CPU 505 の動作態様から乱数回路 509 においてスタート値となる数値データを特定することは困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に大当たり遊技状態を発生させるなどの行為を、確実に防止することができる。

【0418】

遊技制御用マイクロコンピュータ 100 の CPU 505 は、図 45 に示すステップ S252 にて図 30（A）に示す大当たり変動パターン種別決定テーブル 133A を使用テーブルにセットした後や、ステップ S254 にて図 30（B）に示す小当たり変動パターン種別決定テーブル 133B を使用テーブルにセットした後、ステップ S260 にて図 30（C）に示す非リーチ変動パターン種別決定テーブル 133C を使用テーブルにセットした後、あるいは、ステップ S261 にて図 31 に示すリーチ変動パターン種別決定テーブル 133D を使用テーブルにセットした後に、ステップ S262 及びステップ S263 の処理を実行して、変動パターン種別を予め用意された複数種類のいずれかに決定する。そして、このとき決定された変動パターン種別に基づき、ステップ S264 にて図 32（A）に示す当り変動パターン決定テーブル 134A あるいは図 32（B）に示すハズレ変動パターン決定テーブル 134B を使用テーブルにセットした後に、ステップ S265 及びステップ S266 の処理を実行して、変動パターンを予め用意された複数種類のいずれかに決定する。これにより、変動パターン種別の追加や発生率の変更を行う場合には、変動パターン種別決定テーブルにおける決定値の設定のみを変更すればよいので、設定時間を短縮化することができる。また、詳細な変動パターンの追加や発生率の変更を行う場合には、変動パターン決定テーブルにおける決定値の設定のみを変更すればよいので、設定時間を短縮化することができる。すなわち、変動パターン種別の決定割合と、変動パターンの決

定割合とを、別個に設定することができるので、変動パターン種別や変動パターンの振分けにかかわる設計変更を容易に行うことができる。

【0419】

図30(A)に示す大当り変動パターン種別決定テーブル133Aの設定例では、大当り種別が「突確」である場合に対応して、変動パターン種別CA4-1及び変動パターン種別CA4-2といった、大当り種別が「非確変」又は「確変」である場合とは異なる変動パターン種別が含まれるように、テーブルデータが構成されている。このようにして、大当り種別が「突確」である場合には、「突確」以外である場合とは異なる変動パターン種別や変動パターンに決定することにより、大当り種別が「突確」であることにより2ラウンド大当り状態に制御されるにもかかわらず、15ラウンド大当り状態に制御される場合と同様の演出動作が行われて遊技者に不信感を与えてしまうことを防止できる。

10

【0420】

以上説明したように、上記実施の形態におけるパチンコ遊技機1では、例えば第1始動入賞信号SS1や第2始動入賞信号SS2がオン状態になることといった所定信号の入力に基づいて、乱数回路509で乱数生成回路553や乱数列変更回路555などにより予め定められた手順で更新される乱数列RSNに含まれる数値データが乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納されたときに、乱数ラッチフラグレジスタRDFMに格納される乱数ラッチフラグデータRDFM0や乱数ラッチフラグデータRDFM1のビット値を“0”から“1”へと変化させることなどにより、数値データを格納した乱数値レジスタR1D(559A)あるいは乱数値レジスタR2D(559B)に対応する乱数ラッチフラグがオン状態になり新たな数値データの格納が制限される。その一方で、例えばCPU505が図43に示すステップS506の処理を実行したときといった、乱数値の読出タイミングにて乱数値レジスタR1D(559A)あるいは乱数値レジスタR2D(559B)から乱数値となる数値データが読み出されたときに、その数値データが読み出された乱数値レジスタR1D(559A)あるいは乱数値レジスタR2D(559B)に対応する乱数ラッチフラグがオフ状態になり新たな数値データの格納が許可される。これにより、所定信号の入力に基づいて乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納された数値データは、CPU505などによって読み出されるまでにノイズ等により改変されてしまうことがなく、正確な乱数値となる数値データを取得することができる。

20

30

【0421】

そして、遊技制御用マイクロコンピュータ100のCPU505などにより遊技制御の実行が開始されるときには、例えば図37に示すステップS56の処理や、図40に示すステップS120～ステップS123の処理において、乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)から数値データを読出可能であり、各乱数ラッチフラグをオフ状態に設定することができる。これにより、例えばパチンコ遊技機1において電源遮断が発生したときや電源投入時などの電源電圧が不安定な状態で誤って乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納された数値データが、乱数値として取得されてしまうことを防止できる。

【0422】

40

第1始動入賞口を通過(進入)した遊技球が検出されて図42に示すステップS203にて第1始動口スイッチ22Aがオンであると判定されたときにはステップS204において、また、第2始動入賞口を通過(進入)した遊技球が検出されて図42に示すステップS207にて第2始動口スイッチ22Bがオンであると判定されたときにはステップS208において、遊技球が通過(進入)した始動入賞口にかかわらず共通の始動口通過時処理が実行される。そして、例えば図43に示すステップS505及びステップS506の処理といった、遊技球が通過した始動入賞口にかかわらず共通の処理ルーチンにおいて、乱数回路509が備える乱数値レジスタR1D(559A)及び乱数値レジスタR2D(559B)のうち、遊技球が通過した第1始動入賞口又は第2始動入賞口に対応する乱数値レジスタから、乱数値となる数値データを読み出す。これにより、例えば第1始動入

50

賞口や第2始動入賞口といった、複数の始動入賞口を設けたパチンコ遊技機1において、プログラム量の過剰な増大を防止することができる。

【0423】

図43に示すステップS502にて保留記憶カウンタの読出値が上限値以上であると判定されたことに対応して、乱数値の読出タイミングにて第1特図保留記憶部591Aや第2特図保留記憶部591Bにおける保留データの記憶数が上限記憶数に達しているときには、ステップS512の処理において、遊技球が通過した第1始動入賞口又は第2始動入賞口に対応する乱数値レジスタR1D(559A)又は乱数値レジスタR2D(559B)から、乱数値となる数値データを読み出すことにより、対応する乱数ラッチフラグをオフ状態に設定する。これにより、第1特図保留記憶部591Aや第2特図保留記憶部591Bにおける保留データの記憶数が上限記憶数に達した後、例えば上限記憶数未満となつてから乱数値の読出タイミングとなったときなどに、第1始動入賞信号SS1や第2始動入賞信号SS2といった所定信号の入力に基づく正確な乱数値を取得することができる。

10

【0424】

図8(A)や図11(A)及び(C)に示すセキュリティ時間設定KSESのビット番号[4-3]におけるビット値を“00”以外の値としたときには、システムリセットや電源投入に基づき初期設定処理が実行されるごとに所定の時間範囲で変化する可変設定時間を、セキュリティ時間に含まれる時間成分として設定する。また、図8(A)や図11(A)及び(D)に示すセキュリティ時間設定KSESのビット番号[2-0]におけるビット値を“000”以外の値としたときには、固定時間に加えて予め選択可能な複数の延長時間のいずれかを、セキュリティ時間に含まれる時間成分として設定する。これにより、パチンコ遊技機1の電源投入やシステムリセット等による動作開始タイミングから、乱数回路509の動作開始タイミングや更新される数値データなどを特定することが困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」を接続して所定タイミングで不正信号を入力することで、不正に大当たり遊技状態を発生させるなどの行為を、確実に防止することができる。

20

【0425】

乱数回路509では、乱数生成回路553から出力されたカウント値順列RCNを乱数列変更回路555が予め定められた乱数変更規則に基づいて変更することで、数値データを所定手順により所定の更新初期値から所定の更新最終値まで循環的に更新する。そして、図8(A)や図10(B)に示す第2乱数初期設定KRS2のビット番号[0]におけるビット値を“1”としたときには、CPU505が図37に示すステップS55の処理を実行することなどにより、乱数回路509にて生成される乱数値となる数値データのスタート値を、システムリセット毎に変更する。これにより、たとえ乱数回路509の動作開始タイミングを特定することができたとしても、乱数回路509が備える乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)から読み出される数値データを特定することは困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」の接続による不正信号の入力などを、確実に防止することができる。

30

【0426】

より具体的には、乱数回路509などに設けられたフリーランカウンタ554により、遊技制御用マイクロコンピュータ100のCPU505における動作とは別個に初期値決定用データとなるカウント値が更新される。そして、乱数回路509のスタート値初期設定回路554による設定などに基づき、フリーランカウンタ554のカウント値を用いて乱数値となる数値データのスタート値が決定される。これにより、遊技制御用マイクロコンピュータ100のCPU505における動作態様から乱数値となる数値データを特定することが困難になり、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」の接続による不正信号の入力などを、確実に防止することができる。

40

【0427】

遊技制御用マイクロコンピュータ100が備える外部バスインタフェース501では、

50

内部リソースアクセス制御回路501Aにより、例えばROM506の記憶データといった、遊技制御用マイクロコンピュータ100の内部データにつき、CPU505等の内部回路以外による外部読出が制限される。これにより、例えばROM506に記憶されているゲーム制御用のユーザプログラムといった、遊技制御処理プログラムが遊技制御用マイクロコンピュータ100の外部から読み出されて解析などに提供されることを防止できる。そして、遊技制御処理プログラムの解析結果に基づく狙い撃ちや、いわゆる「ぶら下げ基板」の接続による不正信号の入力などを、確実に防止することができる。

【0428】

遊技制御用マイクロコンピュータ100に内蔵又は外付けされた乱数回路509の周波数監視回路551では、乱数用クロック生成回路112から乱数用外部クロック端子ERCに対する乱数用クロックRCLKの入力状態を内部システムクロックSCLKと比較して、乱数用クロックRCLKにおける周波数異常が検知されたときに、内部情報レジスタCIFのビット番号[4]に格納される内部情報データCIF4のビット値を“1”に設定する。そして、CPU505では、例えば図38に示すステップS63にて内部情報データCIF4の読出値が“1”であると連続して判定された回数が、ステップS65にてクロック異常判定値に達したと判定されたときに、乱数回路509の動作状態に異常が発生したと判定する。これにより、乱数用クロックRCLKとして不正信号を入力することによる不正行為を確実に防止することができる。

【0429】

遊技制御用マイクロコンピュータ100のCPU505は、パチンコ遊技機1における電源供給の開始などに基づいて遊技制御用マイクロコンピュータ100のシステムリセットが解除されたときに、乱数値レジスタ読出処理として図37に示すステップS56の処理を実行することにより、乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納された数値データを読み出して、対応する乱数ラッチフラグをオフ状態とする。これにより、例えば電源投入時などの電源電圧が不安定な状態で誤って乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納された数値データを乱数値として取得してしまうことを防止できる。

【0430】

また、図40に示すステップS111にて電源断信号がオン状態であると判定されたことなどに対応して、例えば電源電圧VSLといった所定電源電圧の低下が検出された後、遊技制御用マイクロコンピュータ100が動作停止状態となるまでは、ステップS119の処理を実行することにより、電源断信号の入力状態を繰り返し判定する。そして、ステップS119にて電源断信号がオフ状態となり入力されていない旨の判定がなされたときに、ステップS124における設定に基づきROM506に記憶された制御コードの先頭から遊技制御が開始されるより前に、ステップS120～ステップS123の処理を実行して、オン状態となっている乱数ラッチフラグをオフ状態にする。これにより、例えば電源電圧VSLといった所定電源電圧の低下時などの電源電圧が不安定な状態で誤って乱数値レジスタR1D(559A)や乱数値レジスタR2D(559B)に格納された数値データを乱数値として取得してしまうことを防止できる。

【0431】

この発明は、上記実施の形態に限定されず、様々な変形及び応用が可能である。例えば、上記実施の形態では、第1特別図柄表示装置4A及び第2特別図柄表示装置4Bを備えたパチンコ遊技機1について説明したが、1つの特別図柄表示装置のみが設けられたものであってもよい。この場合には、例えば図14に示す乱数回路509が備えるラッチ用フリップフロップ557B、乱数ラッチセクタ558B及び乱数値レジスタR2D(559B)の組合せを不使用とすればよい。

【0432】

また、普通入賞球装置6Aが形成する第1始動入賞口と、普通可変入賞球装置6Bが形成する第2始動入賞口とが、複数の始動領域として設けられるものに限定されず、例えば3個以上といった複数の始動領域が設けられるものであってもよい。この場合、各始動領

10

20

30

40

50

域にて遊技球の始動入賞が検出されたことに基づき、互いに異なる特別図柄を用いた特図ゲームを実行するための始動条件が成立するようにしてもよい。そして、乱数回路509には、始動領域の個数に対応して3個以上といった複数の乱数値レジスタが設けられ、また、各乱数値レジスタに対応した乱数ラッチフラグが設けられるようにすればよい。あるいは、例えば3個以上の始動領域のうちで、一部（少なくとも2個）の始動領域にて遊技球の始動入賞が検出されたことに基づき、同一の特別図柄を用いた特図ゲームを実行するための始動条件が成立するようにしてもよい。また、複数の始動領域のうち、いずれの始動領域にて遊技球の始動入賞が検出された場合でも、共通する1個（あるいは1組）の特別図柄を用いた特図ゲームを実行するための始動条件が成立するようにしてもよい。この場合には、複数の始動領域において遊技球の始動入賞が検出された順番と同一の順番で、
10
特図ゲームを開始するための開始条件が成立するようにしてもよい。あるいは、複数の始動領域に優先順位を付け、優先順位が高い始動領域にて遊技球の始動入賞が検出されたことに基づく特図ゲームを開始するための開始条件を、優先順位が低い始動領域にて遊技球の始動入賞が検出されたことに基づく開始条件よりも、優先的に成立させるようにしてもよい。

【0433】

図40に示すステップS119の処理では、電源断信号がオン状態であるか否かの判定に代えて、ウォッチドッグタイマがタイムアウトしたか否かの判定を行うようにしてもよい。例えば、ウォッチドッグタイマの入力端子に内部システムクロックSCLKといった所定の発振信号を供給し、その信号変化をカウントアップする。そして、ウォッチドッグ
20
タイマでカウントされた値が所定値（タイムアウト値）に達すると、タイムアウト信号が出力される。タイムアウト信号は所定の反転回路で論理反転された後、復帰信号としてAND回路に入力される。AND回路はリセット信号と復帰信号との論理積をとってCPU505のリセット端子に供給する。ウォッチドッグタイマにおけるタイムアウト値は、電源断信号がオン状態になってから、例えば電源電圧VSLが電源電圧VCCを生成可能な電圧値よりも低下する時間以上に設定されればよい。ウォッチドッグタイマは、電源電圧VCCを駆動電圧として動作するので、タイムアウト値は、ウォッチドッグタイマの動作可能期間に相当する値以上に設定される。したがって、パチンコ遊技機1への電力供給停止時には、そのまま電源電圧が低下して供給停止に至るのであれば、ウォッチドッグタイマがタイムアウトして復帰信号が出力されるより前に、ウォッチドッグタイマ及びその他
30
の回路部品は動作しなくなる。なお、CPU505が遊技制御を実行しているときには、定期的にタイマクリア信号がウォッチドッグタイマに供給されて、カウント値がクリア（例えば初期値「0」に設定など）されればよい。タイマクリア信号の出力周期は、ウォッチドッグタイマがタイムアウトするまでの所要時間よりも短くなるように設定する。そのため、CPU505が通常の遊技制御を実行しているときには、ウォッチドッグタイマからタイムアウト信号が出力されることはない。

【0434】

この場合、ステップS119の処理が繰り返し実行される期間では、ウォッチドッグタイマへのタイマクリア信号の供給が行われず、所定時間が経過しても電源電圧VCCが正常電圧値であれば、ウォッチドッグタイマにてタイムアウトが発生する。このときには、
40
CPU505に供給された復帰信号に基づいて、遊技制御処理プログラムの先頭から処理を開始（再開）するようにしてもよい。このようにしても、例えば図37に示すステップS56の処理において、乱数値レジスタR1D（559A）や乱数値レジスタR2D（559B）から数値データを読み出可能であり、各乱数ラッチフラグをオフ状態に設定することができる。あるいは、図40に示すステップS119の処理にてウォッチドッグタイマにてタイムアウトが発生したと判定されたときに、パチンコ遊技機1が電源電圧の瞬断から復帰したと判断して、ステップS120以降の処理が実行されるようにすればよい。このようにしても、図40に示すステップS120～ステップS123の処理において、乱数値レジスタR1D（559A）や乱数値レジスタR2D（559B）から数値データを読み出可能であり、各乱数ラッチフラグをオフ状態に設定することができる。これにより、
50

例えばパチンコ遊技機 1 において瞬断の発生時といった電源電圧が不安定な状態で誤って乱数値レジスタ R 1 D (5 5 9 A) や乱数値レジスタ R 2 D (5 5 9 B) に格納された数値データが、乱数値として取得されてしまうことを防止できる。

【 0 4 3 5 】

図 3 5 のステップ S 4 にて設定される延長時間は、例えば R O M 5 0 6 に記憶されたユーザプログラムにおける設定などにより、システムリセット毎に複数の延長時間のいずれかに決定するようにしてもよい。この場合には、ステップ S 4 にて設定される延長時間がいずれも、ステップ S 8 にて設定可能な最長の変設定時間に比べて、長くなるように定義しておく。そして、ステップ S 4 では大まかな延長時間を決定した後、ステップ S 8 では詳細な延長時間を決定すればよい。これにより、パチンコ遊技機 1 の電源投入時やシステムリセット時にセキュリティモードとなるセキュリティ時間を、システムリセット毎に大きく変化させることが可能になり、パチンコ遊技機 1 の動作開始タイミングから乱数回路 5 0 9 の動作開始タイミングや更新される数値データなどを特定することが、より困難になる。

10

【 0 4 3 6 】

また、固定時間に加算される延長時間などは、遊技制御用マイクロコンピュータ 1 0 0 を構成するチップ毎に付与される I D ナンバーを用いて決定されるようにしてもよい。一例として、I D ナンバーに所定のスクランブル処理を施す演算や、I D ナンバーを用いた加算・減算・乗算・除算などの演算の一部又は全部を実行して、算出された値に対応して延長時間を設定してもよい。この場合には、例えばシステムリセット毎に延長時間を決定するために用いる演算式を変更することなどにより、システムリセット毎に延長時間がランダムに決定されるようにしてもよい。さらに、例えば I D ナンバーを用いて延長時間を決定するための演算式をシステムリセット時に格納したフリーランカウンタのカウント値に対応して決定するといったように、フリーランカウンタのカウント値と、I D ナンバーとを組み合わせる使用することなどにより、システムリセット毎に延長時間がランダムに決定されるようにしてもよい。また、乱数回路 5 0 9 にて生成される乱数のスタート値をシステムリセット毎に変更する場合にも、フリーランカウンタのカウント値と、I D ナンバーとを組み合わせる使用することなどにより、乱数のスタート値を決定してもよい。

20

【 0 4 3 7 】

遊技制御用マイクロコンピュータ 1 0 0 の C P U 5 0 5 に供給されるクロック信号と、乱数回路 5 0 9 に供給されるクロック信号は、共通のクロック生成回路に含まれる 1 つの発振器により生成された発振信号を用いて、生成されるようにしてもよい。この場合には、例えば乱数用クロック R C L K と制御用クロック C C L K をそれぞれ生成するための分周器などを設け、ラッチ用クロック R C 0、R C 1、R C 2 と制御用クロック C C L K あるいは内部システムクロック S C L K との同期が生じにくくなるように、各分周器における分周比などを設定すればよい。制御用クロック生成回路 1 1 1 と乱数用クロック生成回路 1 1 2 とは、その全部又は一部が、遊技制御用マイクロコンピュータ 1 0 0 の内部に設けられてもよいし、遊技制御用マイクロコンピュータ 1 0 0 の外部に設けられてもよい。

30

【 0 4 3 8 】

乱数更新クロック R G K やラッチ用クロック R C 0 となる発振信号は、例えば乱数用クロック生成回路 1 1 2 といった、乱数回路 5 0 9 の外部において生成されるようにしてもよい。あるいは、乱数回路 5 0 9 の内部にて、乱数更新クロック R G K を生成するための回路と、ラッチ用クロック R C 0 を生成するための回路とを、別個に設けるようにしてもよい。一例として、クロック用フリップフロップ 5 5 2 と同様のフリップフロップにより乱数更新クロック R G K を生成する一方で、乱数更新クロック R G K の信号状態を反転させる反転回路を設け、その反転回路から出力される信号を、ラッチ用クロック R C 0 として用いるようにしてもよい。

40

【 0 4 3 9 】

R O M 5 0 6 の外部読出などを制限する場合には、例えば遊技制御用マイクロコンピュータ 1 0 0 にて R O M 5 0 6 の記憶データを外部読出するための接続端子などを、パチン

50

コ遊技機 1 の提供者において外部装置が接続不能に封止されてもよい。

【0440】

上記実施の形態では、図 4 1 に示すステップ S 1 4 1 の変動パターン設定処理として、第 1 開始条件と第 2 開始条件のいずれが成立したかに関わりなく、図 4 5 のフローチャートに示すような処理が実行されるものとして説明した。しかしながら、この発明はこれに限定されず、第 1 開始条件が成立した場合と第 2 開始条件が成立した場合とでは、互いに異なる処理を実行して、変動パターン種別を複数種類のいずれとするかの決定や、変動パターンを複数種類のいずれとするかの決定を行うようにしてもよい。この場合、変動パターン種別を決定するための処理や、変動パターンを決定するための処理は、第 1 開始条件と第 2 開始条件のいずれが成立したかに応じて異ならせる一方で、変動パターン種別決定用の乱数値 M R 4 を示す数値データや、変動パターン決定用の乱数値 M R 5 を示す数値データとしては、第 1 開始条件と第 2 開始条件のいずれが成立したかに関わりなく、共通の数値データを用いるようにすればよい。

10

【0441】

また、大当り変動パターン種別決定テーブルや小当り変動パターン種別決定テーブル、非リーチ変動パターン種別決定テーブル、リーチ変動パターン種別決定テーブルといった変動パターン種別決定テーブルとして、第 1 開始条件と第 2 開始条件のいずれが成立したかに応じて、各変動パターン種別に対する決定値の割当てを異ならせたものを予め用意してもよい。そして、第 1 開始条件の成立に対応して実行される変動パターン設定処理では、第 1 開始条件の成立に応じた変動パターン種別決定テーブルを使用テーブルとして選択し、変動パターン種別決定用の乱数値 M R 4 に基づいて、変動パターン種別を複数種類のいずれかに決定する。これに対して、第 2 開始条件の成立に対応して実行される変動パターン設定処理では、第 2 開始条件の成立に応じて第 1 開始条件が成立した場合とは異なる変動パターン種別決定テーブルを使用テーブルとして選択し、第 1 開始条件が成立した場合と共通の変動パターン種別決定用の乱数値 M R 4 に基づいて、変動パターン種別を複数種類のいずれかに決定すればよい。

20

【0442】

さらに、飾り図柄の可変表示状態をリーチ状態とするか否かの決定処理についても、第 1 開始条件が成立した場合と第 2 開始条件が成立した場合とでは、互いに異なる処理が実行されるようにしてもよい。この場合、リーチ状態とするか否かの処理は、第 1 開始条件と第 2 開始条件のいずれが成立したかに応じて異ならせる一方で、リーチ決定用の乱数値 M R 3 を示す数値データとしては、第 1 開始条件と第 2 開始条件のいずれが成立したかに関わりなく、共通の数値データを用いるようにすればよい。さらに、例えば上記実施の形態において図 4 4 に示したステップ S 2 3 6 のような処理に代えて、大当り種別を複数種類のいずれかに決定する処理として、第 1 開始条件が成立した場合と第 2 開始条件が成立した場合とで互いに異なる処理が実行されるようにしてもよい。この場合、大当り種別を決定するための処理は、第 1 開始条件と第 2 開始条件のいずれが成立したかに応じて異ならせる一方で、大当り種別決定用の乱数値 M R 2 を示す数値データとしては、第 1 開始条件と第 2 開始条件のいずれが成立したかに関わりなく、共通の数値データを用いるようにすればよい。

30

40

【0443】

上記実施の形態では、可変表示結果が「小当り」となったことに基づいて小当り遊技状態に制御され、小当り遊技状態が終了した後は、遊技状態の変更が行われない。その一方で、可変表示結果が「大当り」となる場合に大当り種別が「突確」となったことに基づいて 2 ラウンド大当り状態に制御され、2 ラウンド大当り状態が終了した後は、確変状態に制御されるものとして説明した。しかしながら、この発明はこれに限定されず、大当り種別が「突確」となる場合や可変表示結果が「小当り」となる場合に代えて、あるいは、これらの場合に加えて、「突然時短」や「突然通常」となる場合を設けるようにしてもよい。一例として、「突然時短」と「突然通常」は、可変表示結果が「大当り」となる場合における大当り種別に含まれるものとする。この場合、大当り種別決定テーブル 1 3 1

50

は、変動特図指定バッファ値に応じて、大当たり種別決定用の乱数値MR2を、「突然時短」や「突然通常」の大当たり種別に割り当てるテーブルデータが含まれるように構成されればよい。そして、可変表示結果が「大当たり」となる場合に大当たり種別が「突然時短」となるときには、大当たり種別が「突確」の場合と同様にして2ラウンド大当たり状態に制御され、2ラウンド大当たり状態が終了した後は、大当たり種別が「突確」の場合とは異なり時短状態に制御される。他方、可変表示結果が「大当たり」となる場合に大当たり種別が「突然通常」となるときには、大当たり種別が「突確」の場合と同様にして2ラウンド大当たり状態に制御され、2ラウンド大当たり状態が終了した後は、大当たり種別が「突確」の場合とは異なり通常状態に制御される。これにより、2ラウンド大当たり状態の終了後に制御される遊技状態に対する遊技者の期待感を高め、遊技興趣を向上させることができる。

10

【0444】

このような「突然時短」や「突然通常」を設ける場合には、「突然時短」及び「突然通常」以外である場合とは異なる変動パターン種別や変動パターンに決定するようにしてもよい。これにより、大当たり種別が「突然時短」や「突然通常」であることにより2ラウンド大当たり状態に制御されるにもかかわらず、15ラウンド大当たり状態に制御される場合と同様の演出動作が行われて遊技者に不信感を与えてしまうことを防止できる。また、大当たり種別が「突然時短」や「突然通常」となる場合には、可変表示結果が「小当たり」となる場合、あるいは、大当たり種別が「突確」となる場合と、共通の変動パターン種別に決定可能としてもよい。これにより、変動パターンを決定する際には、大当たり種別が「突然時短」や「突然通常」となる場合であるか、可変表示結果が「小当たり」となる場合あるいは大

20

【0445】

上記実施の形態では、可変表示結果が「大当たり」となったことに基づく大当たり遊技状態が終了した後に、確変状態や時短状態といった遊技状態に制御できるものとして説明した。そして、確変状態や時短状態では、第2始動入賞口に遊技球が進入する可能性を高めて第2始動条件が成立しやすくなることで遊技者にとって有利となる制御が行われるものとして説明した。しかしながら、この発明はこれに限定されず、例えば確変状態には、継続して確変制御が行われるとともに、第2始動入賞口に遊技球が進入する可能性を高める有利開放制御が行われる高確高ベース状態と、確変制御は行われるが有利開放制御は行われ

30

【0446】

大当たり種別が「突確」である場合に変動パターン種別を複数種類のいずれかに決定する際には、大当たり遊技状態の終了後に高確高ベース状態と高確低ベース状態のいずれに制御するかに応じて、異なる変動パターン種別に決定するようにしてもよい。一例として、図44に示すステップS236にて大当たり種別が「突確」に決定された際には、大当たり遊技状態の終了後に高確高ベース状態と高確低ベース状態のいずれに制御するかを決定するための判定処理を実行する。このとき、高確低ベース状態に制御することが決定された場合には、変動パターン種別CA4-1といった、大当たり種別が「突確」となる場合と可変表示結果が「小当たり」となる場合で共通の変動パターン種別に決定する。これに対して、高確高ベース状態に制御することが決定された場合には、変動パターン種別CA4-2といった、大当たり種別が「突確」となる場合のみに専用の変動パターン種別に決定すればよい。これにより、大当たり種別が「突確」で大当たり遊技状態の終了後に高確低ベース状態とな

40

50

る場合には、飾り図柄の可変表示中における演出動作や2ラウンド大当たり状態における演出動作として、可変表示結果が「小当たり」となる場合と共通の演出動作が行われた後、高確低ベース状態となることができる。他方、大当たり種別が「突確」で大当たり遊技状態の終了後に高確高ベース状態となる場合には、飾り図柄の可変表示中における演出動作や2ラウンド大当たり状態における演出動作として、大当たり種別が「突確」となる場合のみに専用の演出動作が行われた後、高確高ベース状態となることができる。

【0447】

上記実施の形態では、画像表示装置5の表示領域において、「左」、「中」、「右」の飾り図柄表示エリア5L、5C、5Rが設けられ、各飾り図柄表示エリア5L、5C、5Rにて1個の飾り図柄が停止表示されることで、予め定められた1個の有効ライン上に最終停止図柄となる確定飾り図柄が停止表示されるものとして説明した。しかしながら、この発明はこれに限定されず、例えば「左」、「中」、「右」の各飾り図柄表示エリア5L、5C、5Rにて「上段」、「中段」、「下段」の3カ所に飾り図柄を停止表示可能とし、5個あるいは8個の有効ライン上に最終停止図柄となる確定飾り図柄が停止表示されるようにしてもよい。

10

【0448】

その他にも、パチンコ遊技機1の装置構成、データ構成、フローチャートで示した処理、画像表示装置5の表示領域における演出画像の表示動作を含めた各種の演出動作などは、本発明の趣旨を逸脱しない範囲で、任意に変更及び修正が可能である。加えて、本発明の遊技機は、入賞球の検出にตอบสนองして所定数の賞球を払い出す払出式遊技機に限定されるものではなく、遊技球を封入し入賞球の検出にตอบสนองして得点を付与する封入式遊技機にも適用することができる。

20

【0449】

上記実施の形態では、遊技機の例として、特別図柄や飾り図柄を可変表示する機能や各種の演出画像を表示する機能を有するパチンコ遊技機1を用いて説明した。しかしながら、上記実施の形態におけるパチンコ遊技機1が備える構成及び機能の少なくとも一部は、スロットマシンなどの他の遊技機にも適用することができる。以下、この発明を他の遊技機の一例であるスロットマシンに適用した場合について説明する。

【0450】

図52は、この発明を適用したスロットマシンの一例となるスロットマシン700の正面図であり、主要部材のレイアウトを示す。スロットマシン700は、大別して、前面が開口する筐体と、この筐体の側端に回動自在に枢支された前面扉とから構成されている。スロットマシン700の筐体内部には、外周に複数種の図柄が配列されたリールRL、RC、RRを水平方向に並設した可変表示装置701が設置されている。リールRL、RC、RRの外周部には、例えば「赤7」、「白7」、「BAR」、「JAC」、「スイカ」、「チェリー」、「ベル」といった、互いに識別可能な複数種類の図柄が所定の順序で描かれている。リールRL、RC、RRの外周部に描かれた図柄は、各々上中下三段に表示されている。各リールRL、RC、RRは、各々対応して設けられたリールモータ851L、851C、851R（図53）によって回転させることで、各リールRL、RC、RRの図柄が連続的に変化しつつ表示されるとともに、各リールRL、RC、RRの回転を停止させることで、3つの連続する図柄が表示結果として導出表示されるようになっている。

30

40

【0451】

また、スロットマシン700の前面扉には、表示機能を有する画像表示装置710が設けられている。そして、スロットマシン700の前面扉における画像表示装置710の下部などには、遊技者が各種の操作を行うための各種入力スイッチ等が配される操作テーブル720が設けられている。操作テーブル720の奥側には、スロットマシン700において遊技媒体となるメダルを投入可能なメダル投入口702、メダルを1枚分の賭数を設定（BET）するためのBETスイッチ703、1ゲームで賭けることのできる最高枚数分（本例では3枚分）の賭数を設定するためのMAX BETスイッチ704、クレジット

50

(遊技者所有の遊技用価値として記憶されているメダル数)として記憶されているメダル及び賭数の設定に用いたメダルを精算するための精算スイッチ708が設けられている。メダル投入口702に投入されたメダルは、所定の投入メダルセンサによって検知される。

【0452】

操作テーブル720の手前側には、スロットマシン700にてゲームを開始する際に操作されるスタートレバー705、リールRL、RC、RRの回転を各々停止する際に操作されるストップスイッチ706L、706C、706Rが設けられている。操作テーブル720の下部には、メダルが払い出されるメダル払出口707が設けられている。スロットマシン700の上部左右には、効果音を出力する2つのスピーカ711L、711Rが設けられている。その他、例えば操作テーブル720の左右手前側といった所定位置には、遊技効果ランプ713、714が設けられている。

10

【0453】

スロットマシン700においてゲームを行う場合には、まず、メダルをメダル投入口702から投入するか、あるいはクレジットを使用して賭数を設定する。クレジットを使用するにはBETスイッチ703またはMAXBETスイッチ704を操作する。こうして賭数が設定されると、賭数に応じた複数の入賞ラインのいずれかが有効となり、スタートレバー705の操作が有効な状態、すなわち、ゲームが実行可能な状態となって、可変表示の実行条件が成立する。なお、前回のゲームにてリプレイなどの再遊技役の入賞が発生した場合にも、続けて次のゲームが実行可能となり、可変表示の実行条件が成立する。

20

【0454】

こうしてゲームが実行可能な状態でスタートレバー705が操作されると、その操作がスタートレバースイッチ705A(図53)により検知されたことに基づき、可変表示の開始条件が成立したことに対応して、各リールRL、RC、RRが回転し、各リールRL、RC、RRの図柄が連続的に変動する。この状態でいずれかのストップスイッチ706L、706C、706Rが操作されると、対応するリールRL、RC、RRの回転が停止し、表示結果が視認可能に導出表示される。

【0455】

そして、全てのリールRL、RC、RRの回転が停止されることで1ゲームが終了し、有効化されたいずれかの入賞ライン上に予め定められた役と呼ばれる図柄の組合せが各リールRL、RC、RRの表示結果として停止した場合には入賞が発生する。入賞となる役の種類には、大別して、メダルの付与を伴う小役と、賭数の設定を必要とせずに次のゲームを開始可能となる再遊技役と、遊技状態の移行を伴う特別役とがあり、遊技状態に応じて入賞となる役が定められている。スロットマシン700では、スタートレバー705が操作されたタイミングで抽出した乱数値に基づき、遊技状態に応じて定められた各役の入賞の発生を許容するか否かを決定する内部抽選を行う。この内部抽選に当選して入賞の発生が許容されていることを、「内部当選している」ともいう。各役の当選のうち、小役及び再遊技役の当選は、その当選が決定されたゲームにおいてのみ有効とされるが、特別役の当選は、その内部抽選により発生が許容された役が揃うまで有効とされる。すなわち特別役となる入賞の発生が一度許容されると、例え、各ゲームにて特別役となる入賞を発生させることができなかった場合でも、その当選は次のゲームへ持ち越されることになる。

30

40

【0456】

スロットマシン700における遊技状態には、例えばレギュラーボーナス、ビッグボーナス、通常遊技状態がある。レギュラーボーナスの遊技状態では、例えばJAC、チェリー、スイカ及びベルなどの小役が、入賞となる役として定められており、内部抽選での抽選対象とされる。ビッグボーナスでは、所定の小役ゲームにおいて、例えばチェリー、スイカ及びベルなどの小役や、レギュラーボーナス(あるいはJACIN)などの特別役が、入賞となる役として定められており、各小役ゲームにおける内部抽選での抽選対象とされる。通常遊技状態では、例えばチェリー、スイカ及びベルなどの小役や、リプレイなどの再遊技役、ビッグボーナス、レギュラーボーナスなどの特別役が、入賞となる役として

50

予め定められており、各ゲームにおける内部抽選での抽選対象とされる。

【0457】

通常遊技状態においてビッグボーナスとなる特別役の入賞が発生すると、遊技状態がビッグボーナスに移行する。ビッグボーナスでは、小役ゲームと称される所定のゲームを行うことができる。ビッグボーナスは、当該ビッグボーナス中において遊技者に付与したメダルの総数が規定枚数（例えば466枚）以上となった場合に終了する。通常遊技状態やビッグボーナス中の小役ゲームにおいてレギュラーボーナスとなる特別役の入賞が発生すると、遊技状態がレギュラーボーナスに移行する。レギュラーボーナスは、12ゲーム消化した場合と、8ゲーム入賞（役の種類はいずれでもよい）した場合のいずれか早いほうで終了する。通常遊技状態時のレギュラーボーナスでは、遊技者に付与したメダルの総数が規定枚数以上となったときに、レギュラーボーナスを終了させるようにしてもよい。ビッグボーナス中のレギュラーボーナスで当該ビッグボーナス中において遊技者に付与したメダルの総数が規定枚数以上となった場合は、ビッグボーナスとともに当該レギュラーボーナスも終了する。

10

【0458】

スロットマシン700では、遊技状態がレギュラーボーナスやビッグボーナスなどの特別遊技状態に移行している場合に、通常遊技状態よりも多くのメダルを遊技者が獲得でき、通常遊技状態よりも遊技者にとって有利な遊技状態となる。こうした特別遊技状態に制御するか否かの決定は、内部抽選において、所定の遊技価値を付与するか否かの決定として行われるものであればよい。なお、特別遊技状態はレギュラーボーナスやビッグボーナスなどに限らず、通常遊技状態に比べて遊技者が多くのメダルを獲得することが期待でき、通常遊技状態よりも遊技者にとって有利な遊技状態であればよい。このような通常遊技状態よりも遊技者にとって有利な遊技状態としては、例えば、リールの導出条件（例えば停止順や停止タイミング）が満たされることを条件に発生する報知対象入賞の導出条件を満たす操作手順が報知される遊技状態（いわゆるアシストタイム）や、少なくともいずれか1つのリールの引込範囲を制限することで、ストップスイッチ706L、706C、706Rが操作された際に表示されている図柄が停止しやすいうように制御し、遊技者が目押しを行うことで入賞図柄の組合せを導出させることが可能となるチャレンジタイム（CT）、特定の入賞（例えばリプレイ入賞やシングルボーナス入賞等）の発生が許容される確率が高まる遊技状態（いわゆるリプレイタイムや集中状態）等、さらには、これらを組み合わせ合わせた遊技状態などであればよい。

20

30

【0459】

スロットマシン700には、例えば図53に示すような主基板800、演出制御基板820、音声制御基板832、ランプ制御基板833、リールユニット850などが搭載されている。その他にも、スロットマシン700には、主基板800に接続された電源基板や中継基板等の他の基板も搭載されている。主基板800は、上記実施の形態における主基板11の構成及び機能と少なくとも一部が共通するものであればよい。また、電源基板等の他の制御基板についても、上記実施の形態における各種制御基板の構成及び機能と少なくとも一部が共通するものであればよい。

【0460】

主基板800には、遊技制御用マイクロコンピュータ810が設けられている。遊技制御用マイクロコンピュータ810は、上記実施の形態における遊技制御用マイクロコンピュータ100の構成及び機能と少なくとも一部が共通するものであり、制御コードに基づくユーザプログラムなどを実行するCPU、ユーザプログラムを示す制御コードや固定データなどを記憶するROM、ワークエリアとしてCPUにより使用されるRAMなどを備えて構成されていればよい。また、上記実施の形態における乱数回路509と一部又は全部が共通する乱数回路が、遊技制御用マイクロコンピュータ810に内蔵又は外付けされていればよい。

40

【0461】

リールユニット850は、リールモータ851L、851C、851R、リールランプ

50

８５２、リールセンサ８５３などを備えて構成される。リールモータ８５１Ｌ、８５１Ｃ、８５１Ｒは、各リールＲＬ、ＲＣ、ＲＲを回転させるためのモータである。リールランプ８５２は、各リールＲＬ、ＲＣ、ＲＲの内部に設けられ、各リールＲＬ、ＲＣ、ＲＲに描かれた図柄のうち、可変表示装置７０１にて視認可能となる図柄をリールの内側から照射するためのランプである。リールセンサ８５３は、各リールＲＬ、ＲＣ、ＲＲの回転状態や回転数などを検知するためのセンサである。

【０４６２】

演出制御基板８２０には、演出制御用マイクロコンピュータ８３０や、表示制御部８３１などが搭載されている。演出制御用マイクロコンピュータ８３０は、例えば遊技制御用マイクロコンピュータ８１０の一部又は全部と同様の構成を有する１チップマイクロコンピュータであり、ＣＰＵ、ＲＯＭ、ＲＡＭ、リセット／割込みコントローラなどを備えて構成されていればよい。表示制御部６３１は、画像表示装置５１０における表示動作の制御を行うものであり、演出制御用マイクロコンピュータ６３０からの表示制御指令に従った画像データの処理を実行するＶＤＰや、画像表示装置５１０の画面上に画像を表示させるといった演出制御に使用される各種の演出データを記憶する演出データメモリを備えて構成されている。

【０４６３】

演出制御用マイクロコンピュータ８３０では、主基板８００から受信した演出制御コマンドに基づく演出制御パターンに従って画像表示装置７１０やスピーカ７１１Ｌ、７１１Ｒ、遊技効果ランプ７１３、７１４などによる演出動作を制御するための指令や処理が、ＣＰＵによって実行される。表示制御部８３１では、演出制御用マイクロコンピュータ８３０からの表示制御指令に従った演出データの処理などが実行される。

【０４６４】

こうしたスロットマシン７００が備える遊技制御用マイクロコンピュータ８１０に内蔵又は外付けされた乱数回路では、例えば図１４に示した構成のうち、ラッチ用フリップフロップ５５７Ｂ、乱数ラッチセクタ５５８Ｂ及び乱数値レジスタＲ２Ｄ（５５９Ｂ）の組合せを不使用とすればよい。その一方で、遊技制御用マイクロコンピュータ８１０では、例えば図６に示した構成において、ＰＩＰ５１０が備える入力ポートＰ０にスロットマシン７００が備えるスタートレバースイッチ７０５Ａからの検出信号を入力する。

【０４６５】

そして、遊技制御用マイクロコンピュータ８１０に内蔵又は外付けされた乱数回路では、例えばスタートレバースイッチ７０５Ａからの検出信号がオン状態になることといった所定信号の入力に基づいて、図１４に示した乱数生成回路５５３や乱数列変更回路５５５などにより予め定められた手順で更新される乱数列ＲＳＮに含まれる数値データが乱数値レジスタＲ１Ｄ（５５９Ａ）に格納されたときに、乱数ラッチフラグレジスタＲＤＦＭに格納される乱数ラッチフラグデータＲＤＦＭ０のビット値を“０”から“１”へと変化させることなどにより、数値データを格納した乱数値レジスタＲ１Ｄ（５５９Ａ）に対応する乱数ラッチフラグがオン状態になり新たな数値データの格納が制限される。その一方で、例えば遊技制御用マイクロコンピュータ８１０のＣＰＵが、図４３に示すステップＳ５０６に相当する処理を実行したときといった、乱数値の読出タイミングにて乱数値レジスタＲ１Ｄ（５５９Ａ）から乱数値となる数値データが読み出されたときに、その数値データが読み出された乱数値レジスタＲ１Ｄ（５５９Ａ）に対応する乱数ラッチフラグがオフ状態になり新たな数値データの格納が許可される。これにより、所定信号の入力に基づいて乱数値レジスタＲ１Ｄ（５５９Ａ）に格納された数値データは、遊技制御用マイクロコンピュータ８１０のＣＰＵなどによって読み出されるまでにノイズ等により改変されてしまうことがなく、正確な乱数値となる数値データを取得することができる。

【０４６６】

また、遊技制御用マイクロコンピュータ８１０のＣＰＵなどにより遊技制御の実行が開始されるときには、例えば図３７に示すステップＳ５６に相当する処理や、図４０に示すステップＳ１２０及びステップＳ１２１に相当する処理において、乱数値レジスタＲ１Ｄ

(559A) から数値データを読み出可能であり、各乱数ラッチフラグをオフ状態に設定することができる。これにより、例えばスロットマシン700において電源遮断が発生したときや電源投入時などの電源電圧が不安定な状態で誤って乱数値レジスタR1D(559A)に格納された数値データが、乱数値として取得されてしまうことを防止できる。

【0467】

さらに、図8(A)や図11(A)及び(C)に示したものと同様に、セキュリティ時間設定KSESのビット番号[4-3]におけるビット値を“00”以外の値としたときには、システムリセットや電源投入に基づき初期設定処理が実行されるごとに所定の時間範囲で変化する可変設定時間を、セキュリティ時間に含まれる時間成分として設定する。加えて、図8(A)や図11(A)及び(D)に示したものと同様に、セキュリティ時間

10

【0468】

その他、例えば遊技制御用マイクロコンピュータ810に内蔵又は外付けされた乱数回路にて生成される乱数値となる数値データのスタート値をシステムリセット毎に変更すること、より具体的には、遊技制御用マイクロコンピュータ810のCPUにおける動作とは別個に初期値決定用データとなるカウント値を更新するフリーランカウンタから読み出したカウント値を用いて乱数値となる数値データのスタート値が決定されること、遊技制御用マイクロコンピュータ810が備える外部バスインタフェースでは内部リソースアクセス制御回路によりROMの記憶データといった遊技制御用マイクロコンピュータ810の内部データにつきCPU等の内部回路以外による外部読出が制限されること、遊技制御用マイクロコンピュータ810に内蔵又は外付けされた乱数回路の周波数監視回路では乱数用クロックの入力状態を内部システムクロックと比較して乱数用クロックにおける周波数異常が検知されること、あるいは、これらの一部又は全部を組み合わせることなどにより、上記実施の形態におけるパチンコ遊技機1が備える構成及び機能の少なくとも一部が、スロットマシン700においても実現されればよい。

20

【0469】

スロットマシン700は、メダル並びにクレジットを使用してゲームを実施可能なものに限らず、例えばパチンコ球を用いてゲームを行うスロットマシンや、メダルが外部に排出されることなくクレジットを使用して遊技可能な完全クレジット式のスロットマシン、可変表示装置が図柄を示す画像の表示を行う画像式のスロットマシンなどにも適用することができる。

【0470】

パチンコ遊技機1やスロットマシン700が備える構成及び機能の一部又は全部を実現するためのプログラム及びデータは、コンピュータ装置等に対して、着脱自在の記録媒体により配布・提供される形態に限定されるものではなく、予めコンピュータ装置等の有する記憶装置にプリインストールしておくことで配布される形態を採っても構わない。さらに、本発明を実現するためのプログラム及びデータは、通信処理部を設けておくことにより、通信回線等を介して接続されたネットワーク上の、他の機器からダウンロードすることによって配布する形態を採っても構わない。

30

【符号の説明】

【0471】

- 1 … パチンコ遊技機
- 2 … 遊技盤

10

20

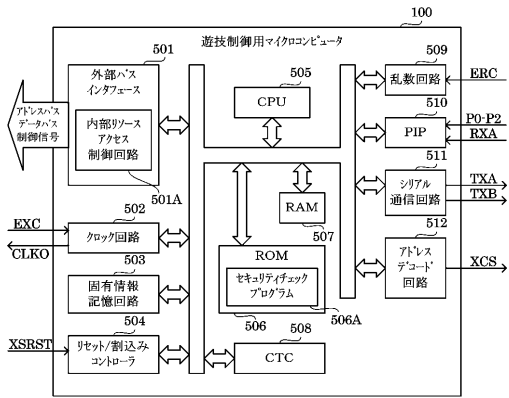
30

40

50

3	…	遊技機用枠	
4 A、4 B	…	特別図柄表示装置	
5	…	画像表示装置	
6 A	…	普通入賞球装置	
6 B	…	普通可変入賞球装置	
7	…	特別可変入賞球装置	
8 L、8 R	…	スピーカ	
9	…	遊技効果ランプ	
1 1	…	主基板	
1 2	…	演出制御基板	10
1 3	…	音声制御基板	
1 4	…	ランプ制御基板	
1 5	…	払出制御基板	
1 8	…	中継基板	
2 0	…	普通図柄表示器	
2 1	…	ゲートスイッチ	
2 2 A、2 2 B	…	始動口スイッチ	
2 3	…	カウントスイッチ	
3 1	…	遊技開始スイッチ	
4 1	…	通過ゲート	20
1 0 0、8 1 0	…	遊技制御用マイクロコンピュータ	
5 0 1	…	外部バスインタフェース	
5 0 1 A	…	内部リソースアクセス制御回路	
5 0 2	…	クロック回路	
5 0 3	…	固有情報記憶回路	
5 0 4	…	リセット／割込みコントローラ	
5 0 5	…	C P U	
5 0 6	…	R O M	
5 0 7	…	R A M	
5 0 8	…	C T C	30
5 0 9	…	乱数回路	
5 1 0	…	P I P	
5 1 1	…	シリアル通信回路	
5 1 2	…	アドレスデコード回路	
5 5 1	…	周波数監視回路	
5 5 2	…	クロック用フリップフロップ	
5 5 3	…	乱数生成回路	
5 5 4	…	スタート値設定回路	
5 5 4 A	…	フリーランカウンタ	
5 5 5	…	乱数列変更回路	40
5 5 6	…	乱数列変更設定回路	
5 5 7 A、5 5 7 B	…	ラッチ用フリップフロップ	
5 5 8 A、5 5 8 B	…	乱数ラッチセクタ	
5 5 9 A、5 5 9 B	…	乱数値レジスタ	
7 0 0	…	スロットマシン	

【図 6】



【図 7】

アドレス	種別	内容
0000H	ROM	ユーザプログラムエリア
1FC0H		プログラム管理エリア
1FFFH		
2000H	内蔵レジスタ	内蔵レジスタエリア
20FFH	⋮	⋮
7E00H	RAM	I/Oマップメモリマップ
7FFFH		⋮
FDD0H		アドレスデコード回路
FDFBH	⋮	⋮
FFFFH	⋮	⋮

【図 9】

(A) ヘッダ (KHDR)

アドレス(H)	設定データ(H)		
1FC0	4C	00	左記以外
1FC1	45	00	
1FC2	34	00	
1FC3	33	00	
1FC4	38	00	
1FC5	30	00	
1FC6	41	00	
1FC7	53	00	
ROM読出許可/禁止	許可	禁止	許可
バス出力マスク有効/無効	有効	有効	無効

(B) 機能設定 (KFCS)

ビット番号	設定内容
7-5	ウェイトアップ動作許可/禁止
4	TXB端子設定 0:シリアル通信第2チャネル送信用1:チャネル外(XCS13)
3	TXA端子設定 0:シリアル通信第1チャネル送信用1:チャネル外(XCS12)
2	RXA端子設定 0:シリアル通信第1チャネル受信用1:入力ポート P5
1	NMI接続設定 0:CPU接続 1:CPU非接続 (入力ポート P4)
0	XINT接続設定 0:CPU接続 1:CPU非接続 (入力ポート P3)

【図 8】

(A) プログラム管理エリア (主要部分)

アドレス(H)	用途	内容
1FC0~1FC7	内部バスアクセス制御回路	ヘッダ (KHDR)
1FD9	リセット/割込みコントローラ等	機能設定 (KFCS)
1FDD	乱数回路等	第1乱数初期設定 (KRS1)
1FDE	乱数回路等	第2乱数初期設定 (KRS2)
1FDF	リセット/割込みコントローラ	割込み初期設定 (KIIS)
1FED	CPU等	セッティング時間設定 (KSES)

(B) 内蔵レジスタエリア (主要部分)

アドレス(H)	用途	内容
2028	リセット/割込みコントローラ	割込みマスクレジスタ (IMR)
2029	リセット/割込みコントローラ	割込み待ちモジュールレジスタ (IRR)
202A	リセット/割込みコントローラ	割込み中モジュールレジスタ (ISR)
2030	乱数回路	乱数ワグ選択レジスタ (RDLS)
2031	乱数回路	乱数割込み制御レジスタ (RDIC)
2032	乱数回路	乱数値取込レジスタ (RDIT)
2033	乱数回路	乱数ワグアップレジスタ (RDUPM)
2034	乱数回路	乱数列変更レジスタ (RDSC)
2038	乱数回路	乱数値レジスタR1D下位バイト
2039	乱数回路	乱数値レジスタR1D上位バイト
203A	乱数回路	乱数値レジスタR2D下位バイト
203B	乱数回路	乱数値レジスタR2D上位バイト
208C	リセット/割込みコントローラ等	内部情報レジスタ (CIF)
2090	PIP	入力ポートレジスタ (PI)

【図 10】

(A) 第1乱数初期設定 (KRS1)

ビット番号	設定内容
7-4	省略
3	乱数回路使用設定 0:未使用 1:使用
2	乱数更新クロック設定 0:内部システムクロック (SCLK) 1:乱数用クロック (RCLK) の2分周
1-0	乱数更新規則設定 00:変更しない 01:ソフトウェアで変更 (2周目以降) 10:自動で変更 (2周目以降)

(B) 第2乱数初期設定 (KRS2)

ビット番号	設定内容
7-4	省略
3-2	固定ビット (00B)
1	乱数のスタート値設定 0:デフォルト値 (0000H) 1:IDナンバーに基づく値
0	乱数のスタート値変更設定 (システムリセット毎) 0:変更しない 1:変更する

(C) 割込み初期設定 (KIIS)

ビット番号	設定内容
7-4	割込み優先度上位4ビット
3-0	バスワグ割込み原因の優先度設定 00H~02H:06H-CTCからの割込みを最優先 03H,07H:乱数回路からの割込みを最優先 04H,05H:シリアル通信回路からの割込みを最優先

【図 19】

(A) ビット番号

7	6	5	4	3	2	1	0
RDLS	—	—	—	—	—	RDLS1	RDLS0

(B) 乱数ラッチ選択データ (RDLS)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込方法 0:ソフトウェア 1:入力ポートP1
0	乱数値レジスタR1Dへの取込方法 0:ソフトウェア 1:入力ポートP0

【図 20】

(A)

ビット番号

76543210

R1D(L)

R1D7

R1D6

R1D5

R1D4

R1D3

R1D2

R1D1

R1D0

(B)

ビット番号

76543210

R1D(H)

R1D15

R1D14

R1D13

R1D12

R1D11

R1D10

R1D9

R1D8

(C)

ビット番号

76543210

R2D(L)

R2D7

R2D6

R2D5

R2D4

R2D3

R2D2

R2D1

R2D0

(D)

ビット番号

76543210

R2D(H)

R2D15

R2D14

R2D13

R2D12

R2D11

R2D10

R2D9

R2D8

【図 21】

(A) ビット番号

7	6	5	4	3	2	1	0
RDFM	—	—	—	—	—	RDFM1	RDFM0

(B) 乱数ラッチフラグデータ (RDFM)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込有無 0: 乱数値取込なし 1: 乱数値取込あり
0	乱数値レジスタR1Dへの取込有無 0: 乱数値取込なし 1: 乱数値取込あり

【図 25】

変動パターン	特図変動時間(ms)	内容
PA1-1	12000	短縮なし→非リチ(ハズレ)
PA1-2	3000	短縮あり→非リチ(ハズレ)
PA1-3	16000	滑り→非リチ(ハズレ)
PA1-4	24000	疑似連変動(1回)→非リチ(ハズレ)
PA2-1	20000	ノーマルリチ(ハズレ)
PA2-2	30000	ノーマルリチ(ハズレ)
PB2-1	35000	疑似連変動(1回)→ノーマルリチ(ハズレ)
PB2-2	50000	疑似連変動(2回)→ノーマルリチ(ハズレ)
PA3-1	65000	疑似連変動(3回)→スーパージチa(ハズレ)
PA3-2	75000	疑似連変動(3回)→スーパージチB(ハズレ)
PB3-1	43000	スーパージチa(ハズレ)
PB3-2	53000	スーパージチB(ハズレ)
PA4-1	20000	ノーマルリチ(大当り)
PA4-2	20000	ノーマルリチ(大当り)
PB4-1	50000	疑似連変動(1回)→ノーマルリチ(大当り)
PB4-2	65000	疑似連変動(2回)→ノーマルリチ(大当り)
PA5-1	65000	疑似連変動(3回)→スーパージチa(大当り)
PA5-2	75000	疑似連変動(3回)→スーパージチB(大当り)
PB5-1	43000	スーパージチa(大当り)
PB5-2	53000	スーパージチB(大当り)
PC1-1	12000	2回開放チャンス目停止(突確・小当り)
PC1-2	19500	滑り→2回開放チャンス目停止(突確・小当り)
PC1-3	29000	疑似連変動(1回)→2回開放チャンス目停止(突確・小当り)
PC1-4	20000	ノーマルリチ(突確)
PC1-5	24500	滑り→ノーマルリチ(突確)

【図 26】

変動パターン種別	可変表示態様	内容
CA1-1	非リチ(ハズレ)	短縮なし
CA1-2	非リチ(ハズレ)	短縮あり
CA1-3	非リチ(ハズレ)	滑り、疑似連
CA2-1	リチ(ハズレ)	ノーマルリチ(ハズレ)疑似連なし
CA2-2	リチ(ハズレ)	ノーマルリチ(ハズレ)疑似連変動1回
CA2-3	リチ(ハズレ)	ノーマルリチ(ハズレ)疑似連変動2回
CA2-4	リチ(ハズレ)	スーパージチ(ハズレ)
CA3-1	非確変/確変(大当り)	ノーマルリチ(大当り)疑似連なし
CA3-2	非確変/確変(大当り)	ノーマルリチ(大当り)疑似連あり
CA3-3	非確変/確変(大当り)	スーパージチ(大当り)
CA4-1	突確(大当り)/小当り	2回開放チャンス目停止
CA4-2	突確(大当り)	2回開放リチハズレ

【図 22】

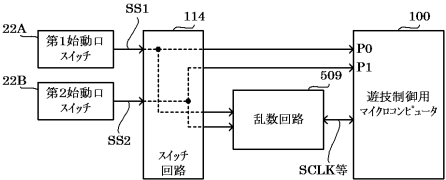
(A) ビット番号

7	6	5	4	3	2	1	0
RDIC	—	—	—	—	—	RDIC1	RDIC0

(B) 乱数割込み制御データ (RDIC)

ビット番号	設定内容
1	乱数値レジスタR2Dへの取込時割込み 許可/禁止 0: 割込み禁止 1: 割込み許可
0	乱数値レジスタR1Dへの取込時割込み 許可/禁止 0: 割込み禁止 1: 割込み許可

【図 23】



【図 24】

(A) ビット番号

7	6	5	4	3	2	1	0	
PI	—	—	PI5	PI4	PI3	PI2	PI1	PI0

(B) 入力ポートデータ (PI)

ビット番号	設定内容
5	P5 (RXA) の端子状態
4	P4 (XNMI) の端子状態
3	P3 (XINT1) の端子状態
2	P2 の端子状態
1	P1 の端子状態
0	P0 の端子状態

【図 27】

(A) 第1特図表示結果決定テーブル

確変フラグ	決定値(MR1)	特図表示結果
オフ	8000~8189	大当り
	30000~30099	小当り
	上記数値以外	ハズレ
オン	8000~9899	大当り
	30000~30099	小当り
	上記数値以外	ハズレ

(B) 第2特図表示結果決定テーブル

確変フラグ	決定値(MR1)	特図表示結果
オフ	0~189	大当り
	上記数値以外	ハズレ
オン	0~1899	大当り
	上記数値以外	ハズレ

【図 28】

大当り種別決定テーブル

変動特図指定 ハッパ値	決定値(MR2)	大当り種別	大当り種別 ハッパ設定値
1	0~35	非確変	0
	36~81	確変	1
	82~99	突確	2
2	0~35	非確変	0
	36~99	確変	1

【図 29】

リチ決定テーブル

遊技状態	合計保留記数	決定値(MR3)	リチ決定結果
通常状態	0	0~204	非リチ
		205~239	リチ
	1	0~217	非リチ
		218~239	リチ
	2	0~220	非リチ
		221~239	リチ
	3,4	0~230	非リチ
		231~239	リチ
	5~8	0~233	非リチ
		234~239	リチ
時短状態/ 確変状態	0,1	0~231	非リチ
		232~239	リチ
	2~8	0~235	非リチ

【図 3 0】

(A)

大当り変動パターン種別決定テーブル 133A

大当り種別	決定値(MR4)	変動パターン種別
非確変	0~49	CA3-1
	50~99	CA3-2
	100~241	CA3-3
確変	0~19	CA3-1
	20~49	CA3-2
	50~241	CA3-3
突確	0~100	CA4-1
	101~241	CA4-2

(B)

小当り変動パターン種別決定テーブル 133B

決定値(MR4)	変動パターン種別
0~241	CA4-1

(C)

非リーチ変動パターン種別決定テーブル 133C

遊技状態	合計保留記憶数	決定値(MR4)	変動パターン種別
通常状態	0	0~216	CA1-1
		217~241	CA1-3
	1	0~229	CA1-1
		230~241	CA1-3
	2	0~230	CA1-1
		231~241	CA1-3
	3,4	0~233	CA1-2
		234~241	CA1-3
	5~8	0~236	CA1-2
		237~241	CA1-3
確変状態/ 時短状態	0	1~235	CA1-1
		236~241	CA1-3
	1~8	1~235	CA1-2
		236~241	CA1-3

【図 3 1】

リーチ変動パターン種別決定テーブル 133D

遊技状態	合計保留記憶数	決定値(MR4)	変動パターン種別
通常状態	0~2	0~96	CA2-1
		97~168	CA2-2
		169~217	CA2-3
		218~241	CA2-4
	3~5	0~144	CA2-1
		145~221	CA2-2
		222~241	CA2-4
	6~8	0~154	CA2-1
		155~225	CA2-2
		226~241	CA2-4
確変状態	0~8	0~131	CA2-1
		132~183	CA2-2
		184~223	CA2-3
		224~241	CA2-4
時短状態	0~8	0~129	CA2-1
		130~181	CA2-2
		182~219	CA2-3
		220~241	CA2-4

【図 3 3】

(A)

第1始動口入賞テーブル 135A

第1保留記憶カウンタアドレス
乱数値レジスタR1Dアドレス
第1特図保留記憶部アドレス
第1始動入賞指定コマンドテーブルアドレス
始動データ(第1)

(B)

第2始動口入賞テーブル 135B

第2保留記憶カウンタアドレス
乱数値レジスタR2Dアドレス
第2特図保留記憶部アドレス
第2始動入賞指定コマンドテーブルアドレス
始動データ(第2)

【図 3 2】

(A)

当り変動パターン決定テーブル 134A

変動パターン種別	決定値(MR5)	変動パターン
CA3-1	0~560	PA4-1
	561~997	PA4-2
CA3-2	0~560	PB4-1
	561~997	PB4-2
CA3-3	0~268	PA5-1
	269~560	PA5-2
	561~900	PB5-1
	901~997	PB5-2
CA4-1	0~540	PC1-1
	541~636	PC1-2
	637~997	PC1-3
CA4-2	0~180	PC1-4
	181~997	PC1-5

(B)

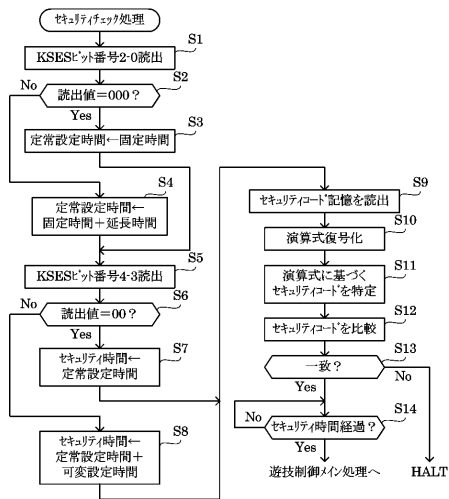
ハズレ変動パターン決定テーブル 134B

変動パターン種別	決定値(MR5)	変動パターン
CA1-1	0~997	PA1-1
CA1-2	0~997	PA1-2
CA1-3	0~500	PA1-3
	501~997	PA1-4
CA2-1	0~560	PA2-1
	561~997	PA2-2
CA2-2	0~997	PB2-1
CA2-3	0~997	PB2-2
CA2-4	0~268	PA3-1
	269~560	PA3-2
	561~900	PB3-1
	901~997	PB3-2

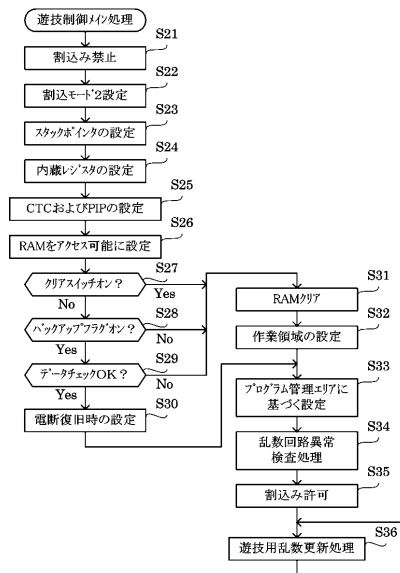
【図 3 4】



【図 35】

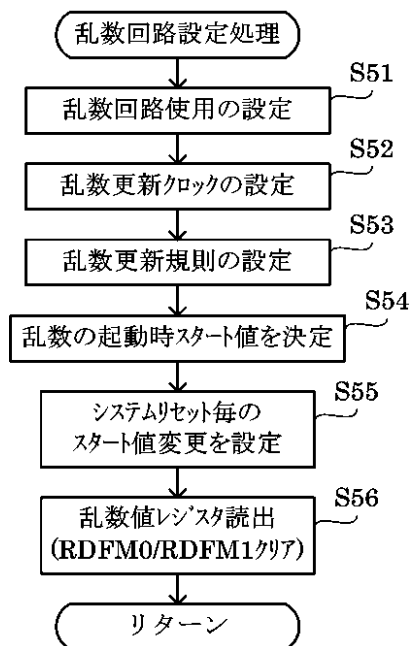


【図 36】



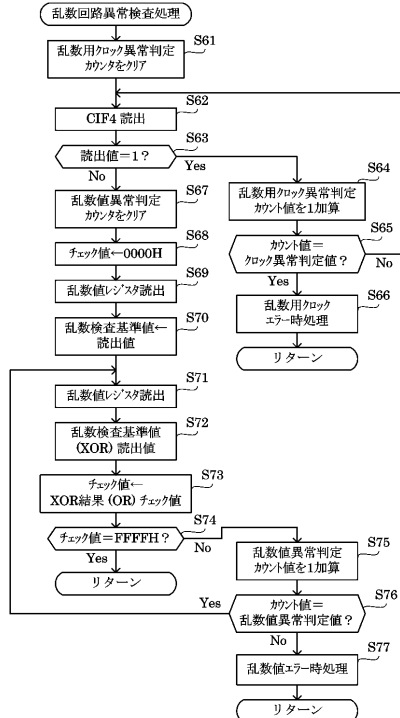
【図 37】

(S33内)

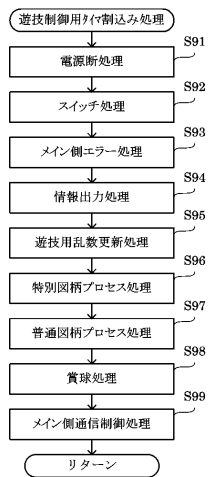


【図 38】

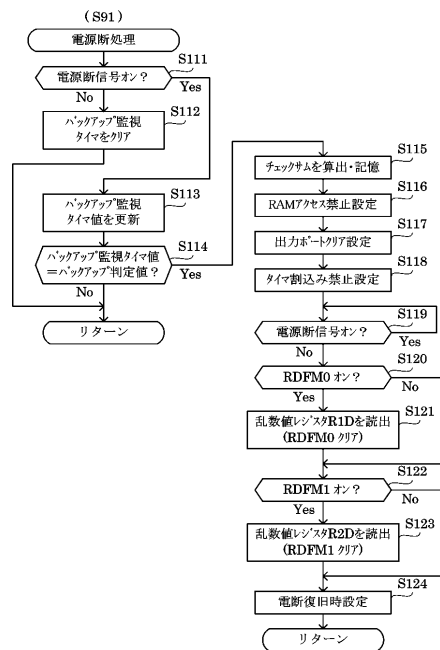
(S34)



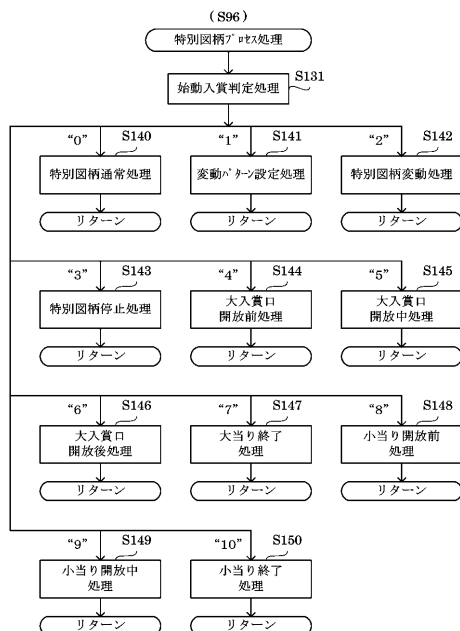
【図 39】



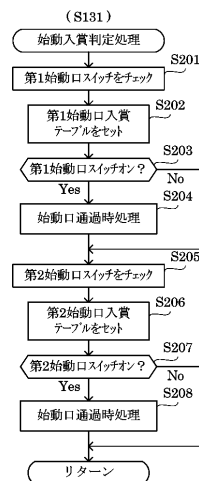
【図 40】



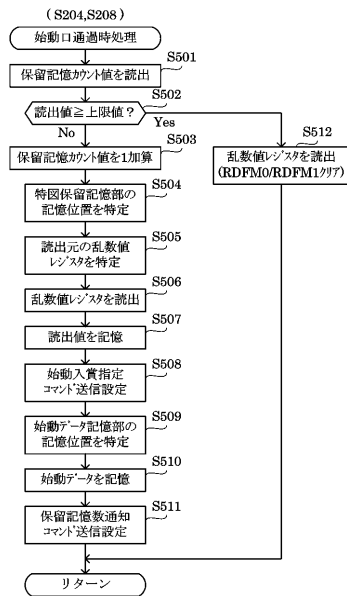
【図 41】



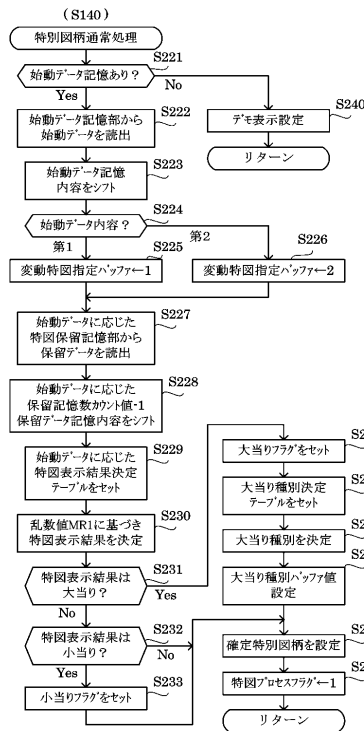
【図 42】



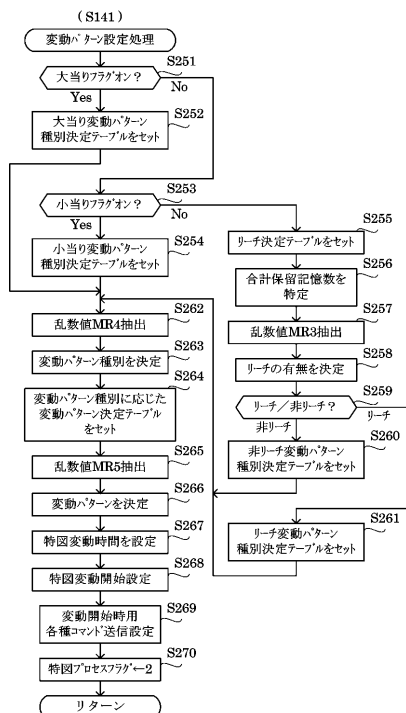
【図 4 3】



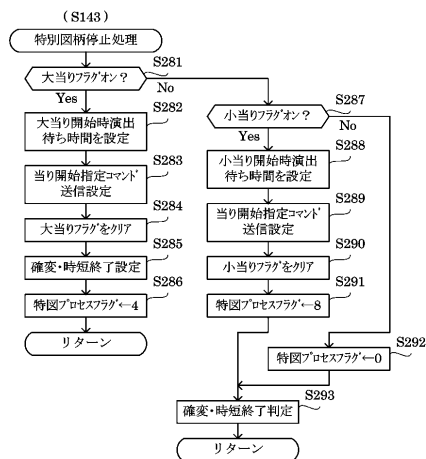
【図 4 4】



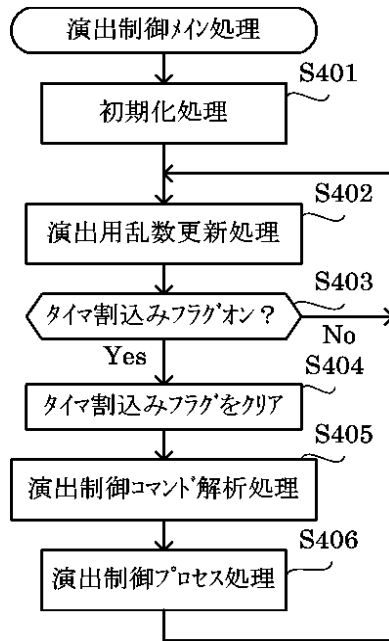
【図 4 5】



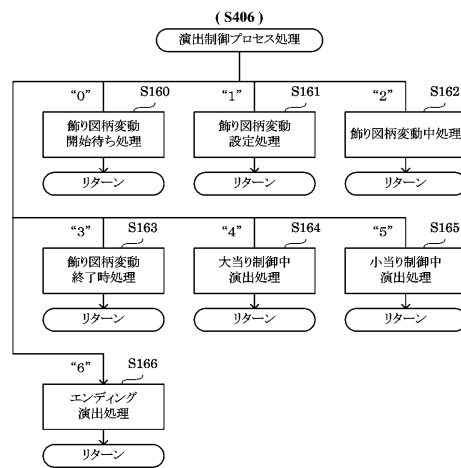
【図 4 6】



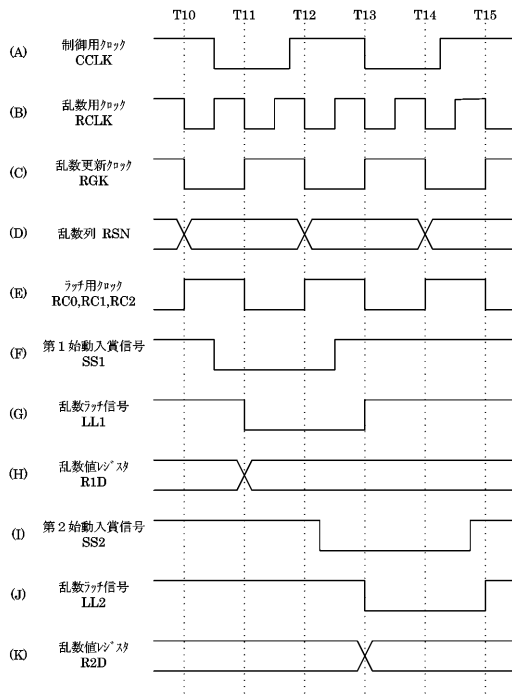
【図 47】



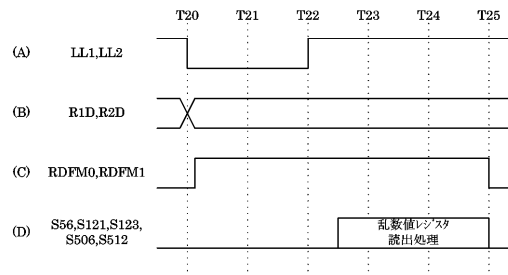
【図 48】



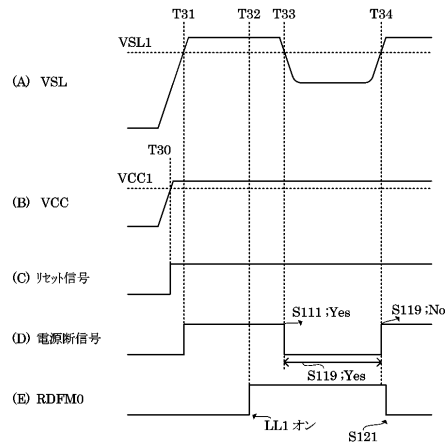
【図 49】



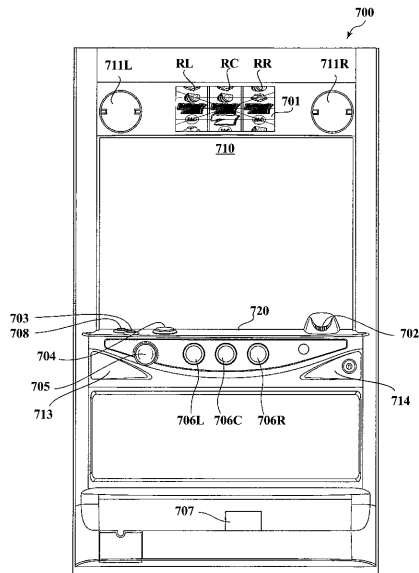
【図 50】



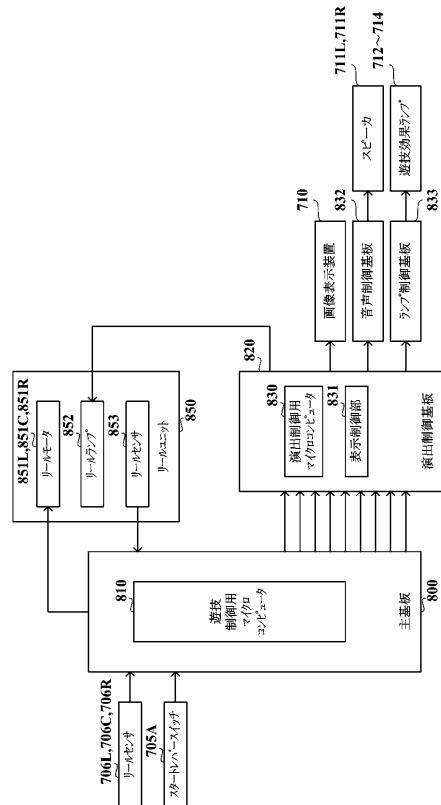
【図 51】



【図 5 2】



【図 5 3】



フロントページの続き

(56)参考文献 特開2010-017337 (JP, A)
特開2002-172215 (JP, A)
特開2004-008502 (JP, A)
特開2005-192715 (JP, A)
特開2004-033639 (JP, A)
特開2007-111398 (JP, A)
特開2009-000348 (JP, A)
特開2002-369927 (JP, A)

(58)調査した分野(Int.Cl., DB名)
A 6 3 F 7 / 0 2
A 6 3 F 5 / 0 4