

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第5496663号  
(P5496663)

(45) 発行日 平成26年5月21日 (2014. 5. 21)

(24) 登録日 平成26年3月14日 (2014. 3. 14)

(51) Int. Cl.		F I			
<b>H04L</b>	<b>9/32</b>	<b>(2006.01)</b>	<b>H04L</b>	9/00	675A
<b>G09C</b>	<b>1/00</b>	<b>(2006.01)</b>	<b>G09C</b>	1/00	640D

請求項の数 12 (全 21 頁)

(21) 出願番号	特願2009-519016 (P2009-519016)	(73) 特許権者	598036964
(86) (22) 出願日	平成19年6月27日 (2007. 6. 27)		イルデト・コーポレート・ビー・ヴィ
(65) 公表番号	特表2009-543498 (P2009-543498A)		オランダ・N L-2 1 3 2・エルエス・ホ
(43) 公表日	平成21年12月3日 (2009. 12. 3)		ーフドルプ・タウルサヴェンウー・1 0 5
(86) 国際出願番号	PCT/IB2007/052496	(74) 代理人	100108453
(87) 国際公開番号	W02008/010119		弁理士 村山 靖彦
(87) 国際公開日	平成20年1月24日 (2008. 1. 24)	(74) 代理人	100064908
審査請求日	平成22年6月11日 (2010. 6. 11)		弁理士 志賀 正武
(31) 優先権主張番号	06117041.1	(74) 代理人	100089037
(32) 優先日	平成18年7月12日 (2006. 7. 12)		弁理士 渡邊 隆
(33) 優先権主張国	欧州特許庁 (EP)	(74) 代理人	100110364
			弁理士 実広 信哉

最終頁に続く

(54) 【発明の名称】 デジタルデータ処理装置の耐改竄性

(57) 【特許請求の範囲】

【請求項 1】

第一のユニット ( 9 0 1 ) と第二のユニット ( 9 0 2 ) とを有するデジタルデータ処理ユニットの改竄に対する抵抗力を増加するシステムであって、

前記第一のユニット ( 9 0 1 ) は、

前記第二のユニット ( 9 0 2 ) からデジタルデータを受信する入力 ( 9 0 4 ) と、

受信されたデジタルデータにおける値に基づいた少なくとも 1 つのルックアップテーブル ( 9 1 6 ) 内で発見された予め決定された値に依存して前記受信されたデジタルデータを処理する処理手段 ( 9 0 6 ) であって、受信した前記デジタルデータが少なくとも 1 つの値を含むものであって、受信した前記デジタルデータを処理するとき、前記少なくとも 1 つの値が、前記第一のユニット ( 9 0 1 ) に前記ルックアップテーブル ( 9 1 6 ) 中の少なくとも 1 つの所定の値を発見させる、前記処理手段とを有し、

前記第二のユニット ( 9 0 2 ) は、

前記少なくとも 1 つの値を計算する手段 ( 9 1 2 ) と、

前記デジタルデータに前記少なくとも 1 つの値を含む挿入手段 ( 9 1 0 ) と、

前記少なくとも 1 つの値を含む前記デジタルデータを前記第一のユニットに送出する出力手段 ( 9 0 8 ) とを有する

ことを特徴とするシステム。

【請求項 2】

前記第二のユニットは、前記デジタルデータに暗号化されたコンテンツを含む暗号化手

10

20

段を有し、

前記挿入手段は、前記暗号化されたコンテンツに前記少なくとも 1 つの値を含むために構成され、

前記処理手段は、前記少なくとも 1 つのルックアップテーブル内で発見された予め決定された値に基づいて前記暗号化されたコンテンツを復号するために構成される、

請求項 1 記載のシステム。

【請求項 3】

前記処理手段の出力を参照値と比較する検証手段を更に有する、

請求項 1 記載のシステム。

【請求項 4】

前記処理手段は、予め決定された順序で前記デジタルデータを処理するために構成され、

前記発見された値は、その処理が発見する動作後に開始するデータの処理の結果に影響を及ぼす、

請求項 1 記載のシステム。

【請求項 5】

前記挿入手段は、前記デジタルデータの予め決定されたブロックを処理する前に、前記処理手段に前記少なくとも 1 つの予め決定された値を前記ルックアップテーブルで発見させるため、前記デジタルデータに前記少なくとも 1 つのデータを配置するために構成される、

請求項 1 記載のシステム。

【請求項 6】

前記第一のユニットは、前記第一のユニットにより実行されるソフトウェアのビット表現を記憶するメモリを有し、

前記ソフトウェアのビット表現の少なくとも 1 部は、前記処理手段によるルックアップテーブルの少なくとも 1 部として使用され、

前記ルックアップテーブルにおける少なくとも 1 つの予め決定された値は、前記ソフトウェアのビット表現の少なくとも 1 部で生じる、

請求項 1 記載のシステム。

【請求項 7】

前記ソフトウェアのビット表現の少なくとも 1 部は、前記処理手段の動作の一部として実行される命令を含む、

請求項 6 記載のシステム。

【請求項 8】

デジタルデータ処理ユニットの改竄に対する抵抗力を増加するシステム (902) であって、

デジタルデータに含むための少なくとも 1 つの値を計算する手段 (912) を有し、この値は、前記デジタルデータ処理ユニットが前記少なくとも 1 つの値を含む前記デジタルデータを処理するとき、前記デジタルデータ処理ユニットに、ルックアップテーブル内で少なくとも 1 つの予め決定された値を発見させ、

更に、前記デジタルデータに前記少なくとも 1 つの値を含む挿入手段 (910) と、

前記少なくとも 1 つの値を含む前記デジタルデータを前記デジタルデータ処理ユニットに送出する出力手段 (908) と、

を有することを特徴とするシステム。

【請求項 9】

デジタルデータ処理ユニットの改竄に対する抵抗力を増加するシステム (901) であって、

デジタルデータを受信する入力 (904) と、

受信されたデジタルデータにおける値に基づいた少なくとも 1 つのルックアップテーブル (916) 内で発見された予め決定された値に依存して前記受信されたデジタルデータ

10

20

30

40

50

を処理する処理手段（９０６）とを有し、

前記デジタルデータは、少なくとも１つの値を含み、この値は、前記デジタルデータを処理するとき、前記処理手段に前記ルックアップテーブル内で少なくとも１つの予め決定された値を発見させる、  
ことを特徴とするシステム。

【請求項１０】

デジタルデータ処理ユニットの改竄に対する抵抗力を増加する方法であって、

第一のユニット（９０１）において、

第二のユニット（９０２）からデジタルデータを受信する（９０４）ステップと、

受信されたデジタルデータにおける値に基づいた少なくとも１つのルックアップテーブル（９１６）で発見された予め決定された値に依存して前記受信されたデジタルデータを処理する（９０６）ステップであって、受信した前記デジタルデータが少なくとも１つの値を含むものであって、受信した前記デジタルデータを処理するとき、前記少なくとも１つの値が、前記第一のユニット（９０１）に前記ルックアップテーブル（９１６）中の少なくとも１つの所定の値を発見させる、ステップと、を有し、

前記第二のユニット（９０２）において、

前記少なくとも１つの値を計算する（９１２）ステップと、

前記デジタルデータに前記少なくとも１つの値を含む（９１０）ステップと、

前記少なくとも１つの値を含む前記デジタルデータを前記第一のユニットに送出する（９０８）ステップと、を有することを特徴とする方法。

【請求項１１】

プロセッサに、デジタルデータ処理ユニットの改竄に対する抵抗力を増加する方法を実行させるコンピュータプログラムで、あって、前記方法は、

デジタルデータに含むための少なくとも１つの値を計算する（９１２）ステップを有し、この値は、前記デジタルデータ処理ユニットが前記少なくとも１つの値を含むデジタルデータを処理するとき、前記デジタルデータ処理ユニットにルックアップテーブル内で少なくとも１つの予め決定された値を発見させ、

更に、前記デジタルデータに前記少なくとも１つの値を含む（９１０）ステップと、

前記少なくとも１つの値を含む前記デジタルデータを前記デジタルデータ処理ユニットに送出する（９０８）ステップと、を有することを特徴とするコンピュータプログラム。

【請求項１２】

プロセッサに、デジタルデータ処理ユニットの改竄に対する抵抗力を増加する方法を実行させるコンピュータプログラムであって、前記方法は、

デジタルデータを受信する（９０４）ステップと、

受信されたデジタルデータにおける値に基づいた少なくとも１つのルックアップテーブル内で発見された予め決定された値に依存して前記受信されたデジタルデータを処理する（９０６）ステップと、を有し、

前記デジタルデータは、少なくとも１つの値を含み、この値は、前記デジタルデータを処理するとき、前記プロセッサに前記ルックアップテーブル内で少なくとも１つの予め決定された値を発見させる、

ことを特徴とするコンピュータプログラム。

【発明の詳細な説明】

【技術分野】

【０００１】

本発明は、デジタルデータ処理装置の改竄に対する抵抗力を増加することに関する。

【背景技術】

【０００２】

インターネットは、デジタルコンテンツへの便利且つユビキタスなアクセスをユーザに提供する。パワフルな分散チャネルとしてインターネットのポテンシャルのため、多くのコンシューマエレクトロニクス（ＣＥ）の製品は、インターネットに直接アクセスするか

10

20

30

40

50

、又はPCプラットフォーム・インターネットへの主要なポータルと相互運用するのを試みる。CE製品は、限定されるものではないが、デジタルセットトップボックス、デジタルTV、ゲームコンソール、PC、及び、さらに、PDA、移動電話のようなハンドヘルド装置、及びアップル社のiPodのようなモバイルストレージ及びレンダリング装置を含む。著作権利化されたコンテンツの流通媒体としてのインターネットの使用により、コンテンツプロバイダの関心を確実にするために、強力な課題が形成される。特に、コンテンツプロバイダの著作権及びビジネスモデルを正当化することが要求される。次第に、CEプラットフォームは、適切なソフトウェアがロードされたプロセッサを使用して動作される。かかるソフトウェアは、オーディオ及び/又はビデオのようなデジタルコンテンツのレンダリング（プレイバック）の機能の主要部分を含む場合がある。プレイバックソフトウェアの制御は、コンテンツが使用される諸条件を含めたコンテンツオーナーの利益を強化する1つの方法である。慣習的に、（PC及びPDAを除いて）多くのCEプラットフォームがクローズされるために使用される場合、今日、益々多くのプラットフォームが少なくとも部分的にオープンにされる。特に、PCプラットフォームについて、幾つかのユーザは、コンテンツへのアクセス、及びコンテンツプロテクションメカニズムをアタック及びバイパスする大量の時間及びリソースを提供するハードウェア及びソフトウェアを通して完全な制御を有することが想定される。結果として、コンテンツプロバイダは、全てのユーザ又は装置を信頼することができないコミュニティに敵対するネットワークを通して合法的なユーザにコンテンツを伝達する必要がある。

10

**【0003】**

20

典型的に、デジタル著作権管理システムは、ラウンドと呼ばれる暗号/復号ステップのシーケンスを使用してブロックでデータストリームを処理するブロック暗号に基づいて暗号化技術を使用する。それぞれのラウンドの間、ラウンドに特化した機能が実行される。ラウンドに特化した機能は、ラウンドに特化したサブキーの制御下で実行される同じラウンド機能に基づく場合がある。多くの暗号化システムについて、ラウンド機能は、マッピングテーブル又はルックアップテーブルを使用して規定される。明示的なテーブルが使用されない場合であっても、暗号/復号機能のソフトウェアにおける有効な実行のため、異なる部分の機能についてテーブルが頻繁に使用される。コンピュータコードは、テーブルの値を機能のレンジの値にアクセス又は結合する。ユーザに特化したキーを分配する代わりに、暗号又は復号アルゴリズムのためのキーの代わりにユーザに特化したアルゴリズムを配信する関心が益々増えている。これらのアルゴリズムは、大部分は機能（マッピング）であり、キーのようなエレメントの再設計を防止するか又は再計算を禁止するために難読化される（隠される）。コンピュータでは、幾つかのコンピュータコードを伴うテーブルは、これらの機能を表すことがある。

30

**【0004】**

コンテンツプロバイダは、全てのユーザ又は装置を信頼することができないコミュニティに敵対するネットワークを通して合法的なユーザにコンテンツを伝達する必要がある。特に、PCプラットフォームについて、ユーザは、コンテンツへのアクセス、及びコンテンツプロテクションメカニズムをアタック及びバイパスするための制限されない量の時間及びリソースを提供するハードウェア及びソフトウェアの完全な制御を有することが想定される。コンテンツが使用される諸条件を実施するソフトウェアコードは、改竄されてはならない。PCに配信されるプロテクトされたコンテンツのデジタル著作権の管理における一般的なアプローチは、たとえばDES（Data Encryption Standard）、AES（Advanced Encryption Standard）、又はWO9967918で開示される方法を使用してデジタルコンテンツを暗号化し、復号キーを使用することである。

40

**【0005】**

暗号化に頼るデジタル著作権管理の脆弱性の2つの主要な領域は、コンテンツが使用される諸条件を実施するソフトウェアプラグイン、並びに、キーディストリビューション及びハンドリングである。

**【0006】**

50

典型的に、プラグインは、コンテンツが使用されるべき諸条件を実施する。これらの諸条件を取り除こうとするアタッカーは、ソフトウェアのプラグインに含まれるプログラムコードの改竄を通して、これを達成しようとする。

【 0 0 0 7 】

キーハンドリングに関連して、プレイバックについて、メディアプレーヤは、ライセンスデータベースから復号キーを取り出す必要がある。次いで、メディアプレーヤは、暗号化されたコンテンツの復号のため、メモリにおける何処かにこの復号キーを記憶する必要がある。これは、アタッカーにキーへのアタックのための2つのオプションを残す。はじめに、ライセンスデータベースアクセス機能のリバースエンジニアリングにより、ブラックボックスソフトウェアとなり（すなわちアタッカーはソフトウェアの機能の内部動作を理解する必要がない）、アタッカーは全てのライセンスデータベースからアセットキーを取り出すことができる。第二に、コンテンツの復号の間にメモリへのアクセスの観察により、アセットキーを取り出すことが可能である。両者のケースでは、キーは信用できなくなったと考慮される。

【 0 0 0 8 】

改竄に対する抵抗があるソフトウェアは、ソフトウェアとの目標指向の改竄が複雑にされるためにそのように呼ばれる。ソフトウェアアプリケーションの改竄に対する抵抗を増加する様々な技術が存在する。これらの技術の大部分は、ソフトウェアアプリケーションの制御及びデータパスの両者におけるランダム性及び複雑さのバールを追加することでアプリケーションの埋め込まれた情報を隠すことに基づいている。この背後にある考えは、コードの調査により情報を抽出することが更に困難となることである。したがって、たとえばアプリケーションのアクセス及び許可制御に対処するコードを発見し、結果的に、それを変えることが更に困難になる。

【 0 0 0 9 】

“White-Box Cryptography and an AES Implementation”, by Stanley Chow, Philip Eisen, Harold Johnson, and Paul C. Van Oorschot, in Selected Areas in Cryptography: 9<sup>th</sup> Annual International Workshop, SAC2002, St. John's, Newfoundland, Canada, August 15-16, 2002は以下で“Chow 1”と呼ばれ、“A White-Box DES Implementation for DRM Applications”, by Stanley Chow, Phil Eisen, Harold Johnson, and Paul C. van Oorshot, in Digital Rights Management: ACM CCS-9 Workshop, DRM 2002, Washington, DC, U SA, November 18, 2002は以下で“Chow 2”と呼ばれ、これらは、個々のステップではなくコンポジションを表すランダムな全単射によりそのテーブルをエンコードすること、暗号化の境界を閉鎖したアプリケーションに押し出すことで暗号化の境界を拡張することの組み合わせによりキーを隠す方法を開示する。

【 0 0 1 0 】

WO2006/046187は、システムにおいて、サーバが実行装置に暗号化関数Fを難読化された形式でどのように提供するかを開示する。関数Fは、アベールグループ演算子

【 0 0 1 1 】

【 外 1 】

【 0 0 1 2 】

⊗

を使用して複数のマッピングテーブル $T_i$  ( $0 \leq i < n$ ;  $n \geq 1$ )の出力を構成する。プロセッサは、

【 0 0 1 3 】

【 数 1 】

$$C[x] \otimes O[x] = 0, \forall x \in D_i$$

となるようにテーブルO及びCを選択し、テーブル $T'_i$ ,  $0 \leq i < m$ ;  $n = m + 1$

10

20

30

40

50

を形成し、ここで  $0 \leq i \leq n$  である。それぞれのテーブル  $T'_i$  は、それぞれ対応するテーブル  $T_i$  を表し、少なくとも 1 つのテーブル  $T'_{o_1}$  ( $0 \leq o_1 \leq n$ ) は、 $T_{o_1}$  及び  $O$  のアベールコンポジションを通して形成され、少なくとも 1 つのテーブル  $T'_{c_1}$  ( $0 \leq c_1 \leq m, c_1 \neq o_1$ ) は、 $C$  を含むアベールコンポジションを通して形成される。テーブル  $T'_i$  を実行装置に提供する手段が使用される。実行装置は、テーブルを受ける手段、テーブル  $T'_i$  のアベールコンポジションにより暗号化関数  $F$  に機能的に等価な関数  $F'$  を形成するプロセッサを含む。

【先行技術文献】

【特許文献】

【0014】

10

【特許文献 1】国際特許出願 WO2006/046187 公報

【特許文献 2】国際特許出願 WO2006/046187 公報

【非特許文献】

【0015】

【非特許文献 1】“White-Box Cryptography and an AES Implementation”, by Stanley Chow, Philip Eisen, Harold Johnson, and Paul C. Van Oorschot, in Selected Areas in Cryptography: 9th Annual International Workshop, SAC2002, St. John's, Newfoundland, Canada, August 15-16, 2002

【非特許文献 2】“A White-Box DES Implementation for DRM Applications”, by Stanley Chow, Phil Eisen, Harold Johnson, and Paul C. Van Oorschot, in Digital Rights Management: ACM CCS-9 Workshop, DRM 2002, Washington, DC, USA, November 18, 2002

20

【発明の概要】

【発明が解決しようとする課題】

【0016】

デジタルデータ処理装置の改竄に対する抵抗を増加する改善されたシステムを有することが有利である。

【課題を解決するための手段】

【0017】

この課題に良好に対処するため、本発明の第一の態様では、以下を有するシステムが提供される。第一のユニット 901 は、デジタルデータを受信する入力 (IN) 904、受信されたデジタルデータにおける値に基づいた少なくとも 1 つのルックアップテーブル (LUT) 916 で発見される値に依存して受信されたデジタルデータを処理する処理手段 (PROC) 906 を有しており、第二のユニット 902 は、デジタルデータを処理するとき、ルックアップテーブルにおいて少なくとも 1 つの予め決定された値を第一のユニットに発見させる、デジタルデータに含まれる少なくとも 1 つの値を計算する手段 (COMP) 912、デジタルデータに少なくとも 1 つの値を含む挿入手段 (INS) 910、デジタルデータを第一のユニットに送信する出力 (OUT) 908 を有する。

30

【0018】

第一のユニットにより実行される処理は、データのレンダリングを有する。データは、エンコードされたオーディオ及び/又はビデオコンテンツを有する。第一のユニットは、1 以上のルックアップテーブル 916 を有し、デジタルデータの処理は、多数のテーブルのルックアップを実行することで少なくとも部分的に実行される。多数のシステムでは、データ及び/又は擬似ランダムプロセスは、どのルックアップテーブルのエントリがデコーディングのために使用されたかを判定する。かかるシステムに関し、所定のルックアップテーブルのエントリは使用されないか、又はデータの比較的大きな部分を既にデコードした後にのみ使用されることが生じる。本発明のこの態様により、第二のユニットは、データを処理するときにアクセスされるルックアップテーブルにおいて少なくとも 1 つの予め決定された値を規定することができる。第二のユニットは、少なくとも 1 つの値をデータに含ませることで、これを規定することができ、少なくとも 1 つの値は、予め決定され

40

50

た値がアクセスされ処理で使用されるように選択される。ルックアップテーブルにおける予め決定された値がアタッカーにより変更された場合、処理は失敗する。これは、成功する処理は変更されない値の使用を必要とするためである。

【 0 0 1 9 】

第一のユニットは、たとえば、ユーザ端末、コンピュータ、セットトップボックス又はテレビジョンである。第二のユニットは、たとえばコンテンツサーバ又はサーバである。第一及び第二のユニットは、単一の物理的な装置の一部である。

【 0 0 2 0 】

本発明の態様によれば、第二のユニットは、暗号化されたコンテンツをデジタルデータに含む暗号化手段を有し、挿入手段は、少なくとも1つの値を暗号化されたコンテンツに含むために構成され、処理手段は、発見する動作に基づいて暗号化されたコンテンツを復号するために構成される。

10

【 0 0 2 1 】

復号及び暗号化は、ルックアップテーブルを使用して効果的に実現することができる。値を暗号化されたコンテンツに挿入することで、デコーダは、係るように挿入された値を暗号化されたデータに現れる他の値から区別するのを可能にすることなしに、予め決定されたルックアップテーブルのエントリにアクセスする。デコードの後、デコードされたデータは、挿入された値のデコードの結果を識別するラベルを含み、これにより、処理手段は、挿入された値のデコードの結果を廃棄することができる。

【 0 0 2 2 】

20

本発明の態様によれば、本システムは、処理手段の出力を参照値と比較する照合手段を有する。

【 0 0 2 3 】

照合手段は、第一のユニット、第二のユニット又は第三のユニットに含まれ、処理の結果を受ける。照合手段は、処理の結果を正しい結果であると考えられる値と比較する。ルックアップテーブルにおける予め決定された値がそれが含むべき値を含まない場合、比較は失敗し、照合ユニットは改竄を検出する。

【 0 0 2 4 】

本発明の態様によれば、処理手段は、予め決定された順序でデジタルデータを処理するために構成され、発見された値は、発見する動作の後にその処理が開始するデータの処理結果に影響を及ぼす。

30

【 0 0 2 5 】

この態様は、ルックアップテーブルの値が改竄された場合、データの比較的大きな部分が正しく処理されないという利点を有する。挿入された値の後の多数のデータは、係る改竄の場合に誤って処理されるであろう。

【 0 0 2 6 】

本発明の態様によれば、挿入手段は、デジタルデータにおいて少なくとも1つの値を位置決めするために構成され、デジタルデータの予め決定されたブロックを処理する前にルックアップテーブルにおける少なくとも1つの予め決定された値をデコードする手段に調べさせる。

40

【 0 0 2 7 】

これは、デジタルコンテンツの予め決定されたブロックが改竄されているシステムでの処理に対して良好にプロテクトされることを確認することである。

【 0 0 2 8 】

本発明の態様によれば、第一のユニットは、第一のユニットにより実行されるべきソフトウェアのビット表現を記憶するメモリを有し、ソフトウェアのビット表現の少なくとも1部は、処理手段によりルックアップテーブルの少なくとも1部として使用され、ルックアップテーブルにおける少なくとも1つの予め決定された値は、ソフトウェアのビット表現の少なくとも1部で生じる。

【 0 0 2 9 】

50

メモリ位置が2つの独立した目的のために使用される事実により、そのメモリ位置で改竄することが更に困難になる。これは、メモリ位置の最初の使用に関連される目的を達成するために変更が行われた場合、この変更は克服することが困難であるやり方でメモリ位置の第二の使用にも影響を及ぼすためである。

【0030】

同時係属の特許出願EP06116693.0（代理人ドケットPH005600）は、ソフトウェアシステムの改竄の抵抗を増加する方法を開示しており、この方法は、複数のパラメータに基づいてデジタルデータを処理する複数のコンピュータ実行可能な命令を構成するステップ、処理の間に読取り可能なコンピュータ実行可能なコードのビット表現に等しい部分を、パラメータのビット表現において識別するステップ、命令の実行の間、参照によりパラメータのビット表現の等しい部分を読取るコードのビット表現を保持する少なくとも1つのメモリアドレスを使用する命令を構成するステップを含む。

10

【0031】

本発明の態様によれば、ソフトウェアのビット表現の少なくとも1部は、処理手段の動作の一部として実行される命令を含む。

【0032】

ルックアップテーブルと同様に処理手段の一部として実行される命令は、それらを1つの纏まりとし、メモリに単一のコピーを記憶することでプロテクトされる。さらに、処理手段は、復号手段、暗号化手段、又は圧縮（伸張）手段を有する。

【0033】

20

本発明のこれらの態様及び他の態様は、添付図面を参照して以下に明らかにされるであろう。

【図面の簡単な説明】

【0034】

図1は、AESのラウンドにおける動作を説明する図である。

図2は、難読化されたテーブルの例を示す図である。

図3は、実施の形態を説明する図である。

図4は、処理ステップを説明するフローチャートである。

図5は、実施の形態を説明する図である。

【発明を実施するための形態】

30

【0035】

図3は、本発明の実施の形態を説明する。この図は、第一のユニット901及び第二のユニット902を示す。第一のユニット901は、出力908を介して第二のユニット902からデータを受信するために入力904を使用する。入力904は、たとえばTCP/IPサポート又は取り外し可能な記憶媒体（たとえばDVD、CD、テープ）からデータを読取るユニットをもつネットワーク入力を含む。出力908は、これに応じて、ネットワーク出力又はたとえばディスクマスタリング機器を含む。矢印で接続される出力908と入力904は、出力908から入力904にデータを送信するディストリビューションチャンネルを表す。第二のユニット902は、データストレージ又はデータジェネレータ914を更に有する。データ914は、ZIP、MP3、MP3のような特定のフォーマットでエンコードされ、また暗号化される。また、第二のユニットは、特定の値をデータストリームに挿入する挿入手段910を含む。挿入手段910は、挿入された値がオリジナルのデータ914のフォーマットに準拠するのを確かめるため、幾つかの情報を組み込む。データがオンザフライで生成された場合、挿入手段は、データフォーマットで挿入された値を適切に収容するためにデータジェネレータと協働する。また、挿入された値は、それらが係るように認識することができるようにラベル付けされる。これは、第一のユニットが挿入された値を誤って扱うのを防止するためである。しかし、ラベリングは、幾つかの処理が行われた後に現れるだけである。

40

【0036】

第一のユニット901は、処理手段906及び1以上のルックアップテーブル916を

50



更に有する。処理手段は、到来するデータを処理する。処理手段は、データが提供されるフォーマット（Z I P、M P E G 3、M P 3、暗号化等）を解釈する。たとえば、Z I Pフォーマットは、処理が伸張を含むことを意味する。また、処理手段は、M P E G、M P 3又は他のフォーマットをデコードするために構成される。最終的な例として、処理手段は、到来するデータを復号又は暗号化するために構成される。処理手段 9 0 6 は、ルックアップテーブル 9 1 6 の 1 つにおけるデータから導出される値を調べることで少なくとも部分的に処理を実行する。調べられた値は、たとえば次のテーブルルックアップを定義するためといった、更なる処理のために使用されるか、又は、調べられた値は、出力データを表す。ルックアップテーブルは、データの処理において重要な役割を担う。ルックアップテーブルのエントリがアタッカーにより変更された場合、そのルックアップテーブルのエントリはデータに関連して使用され、処理手段は、誤って処理されたデータを生成する。これにより、アタッカーが成功する変更を行なうことが更に困難になる。

10

#### 【 0 0 3 7 】

あるパーティが第一のユニット 9 0 1 のインテグリティに関心があるとする。そのパーティは、第一のユニット 9 0 1 のインテグリティを確認するために第二のユニット 9 0 2 を使用する。勿論、インテグリティは、入力データから導出されるルックアップにより連続的にチェックされる。しかし、第二のユニット 9 0 2 は、特定の予め定義された値の存在をチェックするために使用することができる。このため、挿入手段 9 1 0 は、特に計算された値をデータストリームに挿入する。第二のユニット 9 0 2 は、デジタルデータに含むための値を計算する手段 9 1 2 を更に有する。値は、第一のユニット 9 0 1 の一部である処理手段 9 0 6 がデータを処理しているときに特定の予め定義された値を調べる方法で計算される。そのため、値を計算する手段 9 1 2 は、処理手段 9 0 6 及び / 又はルックアップテーブル 9 1 6 に関する情報を有する。

20

#### 【 0 0 3 8 】

幾つかのケースでは、挿入された値は、ルックアップテーブルのエントリをチェックするためにもっぱら含まれているので、処理されたデータで使われるべきではない。このため、挿入手段 9 1 0 は、挿入された値を識別するためにデータにマーカを含むために構成される。好ましくは、さもなければアタッカーは挿入された値をスキップするために処理手段 9 0 6 に手を加えるため、処理手段 9 0 6 によりデータを処理した後にマーカが目に見えるだけである。さらに、符号化は、通常は、挿入された値が挿入された値の前後のデータの幾つかにも影響を及ぼすものである。これにより、ルックアップテーブルのエントリが変更されない場合に、挿入された値の周りのデータを使用不可能にされ、これがまさに望まれるものである。また、処理されたデータ（の一部）を第二のユニット 9 0 2 にリターンするのを第二のユニット 9 0 2 が第一のユニット 9 0 1 に要求することが可能である。第二のユニット 9 0 2 は、処理されたデータを確認し、これにより予め定義されたルックアップテーブルのエントリが変更されたか否かを発見する。

30

#### 【 0 0 3 9 】

以下では、アルゴリズムの実現が、難読化されたルックアップテーブルを使用することで、どのように更に改竄に対する抵抗を高くして行なわれるかを示す。また、テーブル値によるコードの一体化が説明される。A E S 及び D E S の例が与えられる。しかし、本方法は、多くの異なる種類のアルゴリズム、特に 1 以上のルックアップテーブルを使用して実現することができるアルゴリズムに適用することができる。

40

#### 【 0 0 4 0 】

##### [ 難読化したルックアップテーブル ]

ソフトウェアアプリケーションの制御及びデータパスにおけるランダム性と複雑度のベールを追加するアプローチは、ソフトウェアが改竄を受けるのを妨げないが、改竄を行なう者の目的を達成するためにどのような変更が行われる必要があるかを判定することが更に困難になるだけである。耐改竄性の背後にある一般的な原理は、以下のように概説することができる。プログラム P は、アクセス制御及び / 又は許可 X 及び機能 Y のコンポジットとして表現することができる。アタッカーは、アクセス制御又は許可が機能に影響を及

50

ばすことなしに除かれるように、プログラムを改竄するのを望む場合がある。改竄されたプログラムは、次いで、アクセス制御又は許可が全くなしに実行されるか、又はこれらの制御が無視されるように少なくとも実行される。本発明は、Yが処理機能を含むケースについて主に説明される。この機能は、暗号化、復号、圧縮、伸張、レンダリング、評価、認証を含む。本発明は、任意の種類の機能Yに適用される。

#### 【0041】

理想的に、改竄防止プログラムについて、どんなに改竄が小さかろうと、Xを改竄することにより即座にYの損失となる。言い換えれば、X及びYは分離することが不可能であり、又は少なくとも大きな困難によってのみ分離可能である。分離不可能なことを実現する1つの方法は、Xへの意図される変更によりYへの意図されない変更となり、これによって機能がYから除かれるように、XとYの間の関係を形成することである。Yの機能を回復するため、Yへの更なる変更が必要とされる。プログラムの機能及び制御エレメントは分離不可能にされているとき、アタックは非常に困難となる。係る分離不可能なことがプログラムのコードにわたり形成された場合、プログラムは、プログラムコードがペールで必然的に隠される必要なしに耐改竄性にされる。耐改竄性のソフトウェアは、目標指向の改竄を実行するために複雑にされるソフトウェアである。

#### 【0042】

AESは、128バイト又は16バイトのブロックサイズをもつブロック暗号である。プレインテキストは、符号化アルゴリズムの初期状態を形成する16バイトのブロックに分割され、符号化アルゴリズムの最後の状態は、暗号文である。AESを概念的に説明するため、状態のバイトは、 $4 \times 4$ バイトのマトリクスとして編成される。AESは多数のラウンドから構成される。それぞれのラウンドは、状態マトリクスのバイト、行又は列について動作する類似の処理ステップから構成され、それぞれのラウンドは、これらの処理ステップにおいて異なるラウンドキーを使用する。

#### 【0043】

図1は、AESのベーシックラウンドの幾つかの主要な処理ステップを示す。処理ステップは、以下を含む。

AddRoundKey 2 ; 状態のそれぞれのバイトはラウンドキーのバイトでXORされる。 SubBytes 4 ; ルックアップテーブルを使用したバイト対バイトの置換。

ShiftRows 6 ; 状態のそれぞれの行は固定されたバイト数で回転される。

MixColumns 8 ; それぞれの列はGF( $2^8$ )においてモジュロ乗算を使用して処理される。

#### 【0044】

ステップSubBytes 4、ShiftRows 6 及びMixColumns 8 は、使用される特定のキーに独立である。キーは、ステップAddRoundKey 2で使用される。ステップShiftRows 6を除いて、処理ステップは、他の列の情報なしに $4 \times 4$ 状態マトリクスのそれぞれの列で実行することができる。したがって、これらは、それぞれの列が4つの8ビット値から構成されるとき、32ビット演算としてみなすことができる。破線10は、必要とされるラウンド数が実行されるまでプロセスが繰り返されることを示す。

#### 【0045】

これらのステップのそれぞれ又はステップの組み合わせは、ルックアップテーブルにより表現されるか、ルックアップテーブルのネットワーク(Sボックス)により表現される。また、フルラウンドのAESをルックアップテーブルのネットワークで置き換えることも可能である。たとえば、AddRoundKeyステップは、ラウンドキーと単にXORすることで実現することができ、SubBytes、ShiftRows、MixColumnsステップは、テーブルルックアップを使用して実現される。しかし、これは、ホワイトボックスのアタックのコンテキストでアタッカーにとってキーがなお目に見えることを意味する。AddRoundKeyステップは、ルックアップテーブルに埋め込まれ、これにより、キーを発見するために明らかなさを低くする。図示されるステップ2, 4, 6 及び8の順序は、暗号化のために通常使用される。復号について、ステップは、逆の順序で実行される。しかし、図示されるようにステ

ップ 2 , 4 , 6 及び 8 の順序を使用するように、復号プロセスを再記述することができる。

【 0 0 4 6 】

図 2 は、キーを抽出するのを更に困難にする方法を示す。X 及び Y を 2 つの関数とする。ダイアグラム 1 2 として例示される演算

【 0 0 4 7 】

【 数 2 】

$$Y \circ X(c) = Y(X(c))$$

を考え、c は、たとえば 4 バイトの状態の列といった入力値である。しかし、このアプローチは、任意のタイプの入力値 c に適用される。マッピング X 及び Y は、メモリに記憶することができるルックアップテーブルとして実現されるが、これらがメモリに記憶されるとき、値がアタッカーにより読取ることができる。図 1 4 は、入力符号化 F と出力符号化 H とを使用して、ルックアップテーブルのコンテンツがどのように難読化することができるかを示す。

【 0 0 4 8 】

【 外 2 】

【 0 0 4 9 】

$$X \circ F^{-1} \text{ 及び } H \circ Y$$

に対応するルックアップテーブルは、X 及び Y の代わりに例示されるように記憶され、X 及び Y を抽出することが更に困難になる。ダイアグラム 1 6 は、更なる、2 つのテーブルの中間の結果も符号化されるように、たとえばランダムな全単射の関数 ( bijective function ) をどのように加えるべきかを示す。このケースでは、2 つのテーブル

【 0 0 5 0 】

【 数 3 】

$$X' = G \circ X \circ F^{-1} \text{ 及び } Y' = H \circ Y \circ G^{-1}$$

がメモリに記憶される。これは、ダイアグラム 1 8 において再び示される。

【 0 0 5 1 】

【 数 4 】

$$Y' \circ X' = (H \circ Y \circ G^{-1}) \circ (G \circ X \circ F^{-1}) = H \circ (Y \circ X) \circ F^{-1}$$

ここで

【 0 0 5 2 】

【 外 3 】

【 0 0 5 3 】

。

は関数のコンポジションを示し ( すなわち 2 つの関数 f ( x ) 及び g ( x ) について定義により

【 0 0 5 4 】

【 数 5 】

$$f \circ g (x) = f(g(x))$$

)、X 及び Y は、ルックアップテーブルによる実現に適した関数である。同様に、2 を超える関数から構成されるネットワークが符号化される。X 及び Y を符号化する実際のテーブルは、単一のルックアップテーブルに

【 0 0 5 5 】

【 外 4 】

10

20

30

40

50

【 0 0 5 6 】

$$H \circ Y \circ G^{-1}$$

を組み込み、単一のルックアップテーブルに

【 0 0 5 7 】

【 外 5 】

【 0 0 5 8 】

$$G \circ X \circ F^{-1}$$

を組込むことで難読化される。F、G及び/又はHが未知のままである限り、アタッカーは、ルックアップテーブルからX及び/又はYに関する情報を抽出することができず、したがって、アタッカーは、X及び/又はYに基づいてキーを抽出することができない。DES及びRijndaelを含む他の暗号化アルゴリズムは（そのうちAESが特定のインスタンス化である）、先に類似したやり方で難読化されるルックアップテーブル（のカスケード又はネットワーク）として符号化される場合もある。本発明は、上述された例示的な暗号化アルゴリズムに限定されない。

【 0 0 5 9 】

Chow1は、個々のステップではなくコンポジションを表現するランダムな全単射によりそのテーブルを符号化することでキーを隠すことを意図する方法を開示する。秘密鍵の抽出を防止することは、ソフトウェアプロテクションの目的が他のコンピュータでバイパスされるキーイングマテリアルをアタッカーが抽出するのを防止されるか、又はインストールされたソフトウェアの大きなユーザベースにわたり安全対策を打破する「グローバルクラック “global crack”」を効果的に形成するキーイングマテリアルを公開するのを防止されるという利点を有する。これは、ソフトウェアのみのソリューションの制約及び敵対的なホストのリアリティを前提として、増加されたプロテクションの程度を提供する。Chow1のアプローチでは、（1）個々のステップではなくコンポジションのためのテーブルを使用し、（2）これらのテーブルをランダムな全単射でエンコードし、（3）暗号化の境界を暗号化アルゴリズム自身を超えて閉鎖したアプリケーション（containing application）にまで拡張し、アタッカー（リバースエンジニア）にそれらの目的を達成するために著しく大きなコードセグメントを理解させることで、キーが隠される。Chow1は、固定されたキーアプローチを説明している。キーは、キー入力が必要であるように、キーに関して部分的な評価による実現において埋め込まれる。部分的な評価は、キーを含む表現ができるだけ合理的に評価されることを意味し、結果は、完全な表現ではなくコードに配置される。アタッカーは、キーに特化した実現を抽出し、それをキーの代わりに使用するが、暗号は、典型的に、コンポーネントが設計され、敵対者が取り除くのが困難であることがわかる、処理された又は符号化された形式で暗号コンポーネントに入力を提供することができる大きな閉鎖したシステム（containing system）のコンポーネントである。符号化テーブルのステップを参照して、符号化は任意であるので、1つのステップの出力の符号化が継ぎの入力符号化に一致する場合にのみ結果に意味がある。たとえば、ステップXにステップYが続く場合（

【 0 0 6 0 】

【 外 6 】

【 0 0 6 1 】

$$Y \circ X$$

の計算となる）、計算は

【 0 0 6 2 】

【 数 6 】

$$Y' \circ X' = (H \circ Y \circ G^{-1}) \circ (G \circ X \circ F^{-1}) = H \circ (Y \circ X) \circ F^{-1}$$

として符号化される。このように、

【 0 0 6 3 】

【 外 7 】

【 0 0 6 4 】

$Y \circ X$

は、入力  $F$  で符号化される必要があり、出力が  $H^{-1}$  で復号化される必要があるにもかかわらず、適切に計算される。このステップは、 $Y'$  及び  $X'$  に対応するテーブルとして個別に表され、 $F$ 、 $G$  及び  $H$  は  $X$  及び  $Y$  と同様に隠される。かかる曖昧なステップから離れて、Chow1は、基礎をなす動作を更に隠すため、線形（全単射）変換による拡散ステップを使用する。用語「混合の全単射 “mixing bijection”」は係る線形の変換を記述するために使用される。Chow1の実現は、処理された形式で入力を受け、異なって処理された形式で出力を生成し、これにより、ホワイトボックスのアタックコンテキスト（WBAC: white-box attack context）の抵抗力のある AES がその閉鎖したアプリケーションから分離するのを困難にする。

【 0 0 6 5 】

Chow2は、プログラムからの秘密鍵の抽出を防止する目的による、ホワイトボックスアタックコンテキストに抵抗するために設計される DES の暗号化の実現を示す。難読化するルックアップテーブルのネットワークに関するこの文献で議論される技術は、AES 及び他を含む他の暗号化アルゴリズムにも大部分について適用される。実行環境を制御するアタッカーがキーを明示的に抽出することなしにソフトウェア自身を（たとえば復号のため）明らかに使用することができる一方で、インストールされたインスタンスを使用するのをアタッカーに強制することは、デジタル著作権の管理（DRM）システムプロバイダにとって価値がある。一般に、Chow2におけるアプローチは、置換ボックスを全体的に構成する実現に向かって機能し、アフィン変換を実現するものではない。Chow2では、一般的なアプローチをサポートするために必要とされる多数の技術が開示されている。これらの技術の幾つかは、I/Oブロック符号化、結合機能符号化、バイパス符号化、スピリットパス符号化、及び出力スピリットングである。

【 0 0 6 6 】

部分的な評価は、実現（implementation）時に（部分的に）知られている値に基づく表現が事前に評価されることを意味する。簡略化された例では、キーが “5” であって、オリジナルの実現が表現 “ $2 * key$ ” を含むとき、“ $2 * 5$ ” を実現に組み込むよりはむしろ、事前に評価された表現 “10” が実現に組み込まれる。このように、キー “5” はコードにおいて直接に存在しない。固定されたキーをもつ DES のケースで、これは、（ランタイムでキーから計算される）標準的な S ボックスを（コンパイル時間で又はコンパイル時間前にキーから計算される）キーに特化した事前に評価された S ボックスで置き換えることを含む。Chow2に係る混合の全単射は、それぞれの出力ビットが多数の入力ビットに依存するように設計された全単射のアフィン変換である。I/Oブロック符号化は、多数の入力及び出力ビットを扱う符号化方法である。このケースでは、符号化／復号化は、符号化の連結として計算することができ、この場合、それぞれの符号化は、入力／出力ビットのサブセットを処理する。結合された機能の符号化は、2 以上の動作が並列に処理することができる場合に、単一の符号化機能が並列の動作の入力（それぞれ出力）の連結に適用されることを意味する。これは、多かれ少なかれ I/O ブロック符号化の反対である。バイパス符号化は、符号化の変換が多数のエントロピーの余分なビットを難読化されるべき変換の入力及び／又は出力に加え、手順の最終的な出力に影響を及ぼさないように、余分なビットをバイパスするために難読化されるべき変換を設計しなおすことを意味する。スピリットパス符号化は、更なる出力ビットを提供して本質的な情報ビットを難読化するために、ある機能が変更されることを意味する。出力スピリットングは、ある機能の出力が幾つかの部分的な機能を通して分散されることを意味し、この場合、全ての部分的な機能の出力は、その機能のオリジナルの出力を得るために明白でないやり方で結合され

10

20

30

40

50

る必要がある。

【 0 0 6 7 】

Chow2は、32ビット又は更には96ビットのワイドな入力をもつSボックスを構築するためにビルディングエンコードネットワークを提案する。アフィン変換を表す係るワイド入力のSボックスは、Sボックスのネットワークに分割され、それぞれ更に狭い入力及び出力を有し、Sボックスのそれぞれは、Sボックスにおける符号化機能を組み込むことで符号化される。符号化機能の逆は、Sボックスの出力を処理するSボックスに組み込まれる。

【 0 0 6 8 】

[ ルックアップテーブル値によるコードの一体化 ]

本発明の態様では、デジタルデータの改竄に対する抵抗の分散を可能にする方法が提供される。データは、デジタルデータの受信機にとって利用可能な命令を含むコンピュータコードにより処理される必要がある。処理の目的は、データにより表現されるオーディオ/ビデオ信号のレンダリングである。処理は、暗号化、復号、圧縮、伸張又は他の処理を有する場合がある。本方法は、デジタルデータを処理する処理アルゴリズムの実現を有する複数の命令を構成することを含む。複数の命令は、たとえばディストリビュートされたコンテンツの成功した再生のためにユーザ端末で必要とされるプラグイン又はメディアプレーヤといった、コンピュータプログラムを形成する。処理アルゴリズムは、パラメータに基づく。復号のケースでは、パラメータは暗号化鍵を表す。ディストリビュートされたデータは、対応する暗号化鍵を使用して（部分的に）暗号化される場合がある。

【 0 0 6 9 】

プロセッサの命令の一部に等しいパラメータの一部が識別される。より詳細には、パラメータのビット表現の一部は、命令のビット表現の一部に等しい。パラメータの残りの一部は、プロセッサの命令とは異なる。識別されたパラメータは、処理アルゴリズムの実現に含まれるプロセッサ命令に等しい。しかし、識別されたパラメータは、システムの何処かに現れるプロセッサ命令のビット表現に等しい場合もある。たとえば、識別されたパラメータは、オペレーティングシステムのカーネルで現れる幾つかの特定のビットストリング、又はTCP/IP通信スタックのようなシステムの幾つかのドライバで現れるビットに等しい。

【 0 0 7 0 】

プロセッサ命令は、実行の間、パラメータの等しい部分がプロセッサ命令のビット表現の一部のメモリ位置を参照することで（たとえば復号プロセスにおける使用のために）読取られるように構成される。一致するプロセッサ命令を保持するメモリアドレスに必要とされるビット表現が既に存在するとき、パラメータの等しい部分は、メモリに個別に記憶されない。効果的に、同じメモリアドレスは、復号アルゴリズムへのパラメータの記憶位置、及び同時に実行されるべきプロセッサ命令の記憶位置といった2つの方法で使用される。典型的に、パラメータとしてメモリ位置を読取る命令は、異なるメモリ位置に記憶され、参照によりパラメータを保持するメモリ位置にアクセスする。この命令は、プログラムコードを形成する。この命令は、プログラムコードが実行される実行環境に準拠する。たとえば、これらの命令は、プロセッサ命令であるか又は仮想マシン命令（たとえばjava bytecode）のような擬似コード命令である。

【 0 0 7 1 】

本発明の別の態様では、比較的大きな等しい部分を含むようにパラメータが選択される。単一のメモリアドレスは、プロセッサ命令として及びパラメータ値として、2つの一見したところ関連しない方法で使用することができるデータを保持する。これは、アタッカーがプロセッサ命令を変更する場合、パラメータが無効になり、逆に、アタッカーがパラメータを変更する場合、プロセッサ命令が無効になるという効果を有する。目的に指示された改竄を実行することは、アタッカーにとって更に困難になる。

【 0 0 7 2 】

図4は、実現を構成するステップ（COMP INSTR）603、パラメータの一致

10

20

30

40

50

する部分を識別するステップ ( I D E N T E Q P A R S ) 6 1 3、及び実現をアレンジするステップ ( A R R I N S T R ) 6 1 5を示す。パラメータは、1以上のルックアップテーブルを含み、たとえばルックアップテーブルのネットワークを形成する。ルックアップテーブルの係るネットワークは、たとえば暗号化鍵から計算される (ステップ 6 0 4 ( C O M P L U T ) )。プロセッサ命令のビット表現のワードは、ネットワークにおけるルックアップテーブルの少なくとも1つに含まれるために選択される (ステップ 6 0 6 ( S E L W O R D ) )。ワードの包含は、ルックアップテーブルの要素に変換を適用することで実現される (ステップ 6 0 8 ( T R A N S F L U T ) )。この変換は、変換の作用とは逆の作用である相補的な変換を他のルックアップテーブルの少なくとも1つの要素に適用することで補償される (ステップ 6 1 0 ( C O M P E N S T R A N S ) )。通常、少なくとも2つの変換されたルックアップテーブルは、ルックアップテーブルのネットワークを介して接続される。ルックアップテーブルの変換されたネットワークは、ルックアップテーブルのオリジナルネットワークではなく、暗号化アルゴリズムのパラメータとして使用される。

#### 【 0 0 7 3 】

実施の形態は、命令のビット表現の複数のワードを選択すること、「コードを含んでいる」ルックアップテーブルを形成するため、この命令のビット表現を含むルックアップテーブルを作成することを含む。コードを含んでいるルックアップテーブルは、データ処理プログラムへのパラメータを形成するルックアップテーブルのネットワークに含まれる。通常、コードを含むルックアップテーブルの作用は、ルックアップテーブルのネットワークに適切に選択されたルックアップテーブルを含むことで補償される。プログラムコードを形成する命令は、コードを含んでいるルックアップテーブルで現れる命令を保持するメモリアドレスがコードを含んでいるルックアップテーブルの値を読取るために使用されるようにアレンジされる。

#### 【 0 0 7 4 】

##### [ 強制されたテーブルルックアップ ]

実施の形態では、図 3 を参照して、第二のユニット 9 0 2 は、デジタルデータ 9 1 4 に暗号化されたコンテンツを含む暗号化手段を含む。挿入手段 9 1 0 は、処理手段 9 0 6 による復号のために暗号化されたデータストリームに計算された値を含める。処理手段 9 0 6 は、挿入された値を含む暗号化されたコンテンツを復号する復号手段を有する。復号手段は、上述された方法のうちの1つでルックアップテーブル 9 1 6 を使用する。好ましくは、復号アルゴリズムのホワイトボックスの実現が使用される。これは、Chow1及びChow2に類似した A E S 又は D E S 実現であるが、他の実現又は復号スキームが同様に使用可能である。

#### 【 0 0 7 5 】

実施の形態では、処理手段は、予め決定された順序でデジタルデータを復号化するために構成される。先に処理されたデータに依存してデータは処理される。これを実現するための可能性のうちの1つは、暗号化方法である。これは、たとえば暗号をストリーミングすることに適用される。暗号文の代わりに (又は暗号文に加えて) 平文による依存性が形成される暗号ブロックチェーン ( C B C ) モードを使用する復号スキームにも適用される。

#### 【 0 0 7 6 】

挿入手段は、正のテスト結果が、データの重要なブロックの適切な処理のために必要とされるように、データの重要なブロックの前に予め定義されたルックアップテーブルのエントリをテストする値を配置するために構成される。たとえば、それぞれが異なる予め決定されたルックアップテーブルのエントリをテストする一連の値は、データストリームの開始で挿入される。このように、テストされたエントリの何れかへの変更は、完全なデータストリームを使用不可能にする。

#### 【 0 0 7 7 】

メモリにおけるキー及びコードの一体化は、改竄に対する抵抗を増加するために行なわ

10

20

30

40

50

れる。一般に処理されるべきデータは、どのルックアップテーブルのエントリが処理において使用されるかを判定する。したがって、コードを改竄した後でさえ、改竄されたメモリ値がデータを処理するために必要とされないため、処理の比較的大きな部分が上手く実行されることが生じる。たとえば、1バイトが8ビットにおいて $k$ ビット ( $k > 0$ ) のルックアップテーブルに変更され、唯一の8ビット値がコードのブロックを処理するために必要とされ、256の8ビット値のそれぞれが等しい発生確率を有する場合、変更されたバイトが処理で使用される確率は  $1/256$  又は  $0.4\%$  である。この確率を増加すること、すなわち処理が失敗する確率を増加すること、及び/又はコードの1以上のバイトの変更後にデータの大きな部分について処理が失敗することを保証することが望まれる。また、コードで一体化されてないが、他の特別の意味を有する予め定義されたルックアップ

10

#### 【0078】

Xをホワイトボックスの実現により処理されるべき(たとえば暗号化又は復号されるべき)データブロックの(おそらく空の)ストリームであるとする。ホワイトボックスの実現において特定のルックアップテーブルのエントリ(すなわち特定のキーの部分)にアクセスするやり方で選択された多数のブロック  $B_1, B_2, \dots, B_m$  をXに挿入することが可能である。また、ブロック  $B_1, B_2, \dots, B_m$  によりXを先行することも可能である。

#### 【0079】

20

コードの1以上のバイトの変更後にデータの大きな部分について処理が失敗する確率を増加するアプローチが以下に示される。誤った復号が更なる復号を通して伝播するブロック暗号モードを選択することができる。相対的に、それぞれ暗号ブロックを他の暗号ブロックとは独立に復号することができる「エレクトロニックブック(ECB)」では、それぞれのブロックは、改善されたルックアップテーブルのエントリにアクセスする独立の確率(先の例では  $0.4\%$ )を有する。たとえば、前に復号されたブロックの復号結果に依存してブロックの復号プロセスを行うことで、誤った復号化が行われ、次の復号に更に伝播する。復号結果が誤りであるデータの最初のブロックの後、全ての後続のブロックも誤って復号される。これにより、コードのテストされた部分が改竄されている場合に、データの非常に大きな部分を正しく処理することができない。

30

#### 【0080】

実施の形態では、(上述された理由のため)エラーを伝播する幾つかの種類のモードにおいてホワイトボックスの実現が使用される。たとえば、暗号化文の代わりに平文による依存性が形成される暗号ブロックチェーン(CBC)モードの変形が使用される。たとえば、「ノーマル」CBCモードでは、データブロック  $i$  は、それを暗号化されたデータブロック  $i-1$  とXORした後に暗号化される。「提案される」変形では、データブロック  $i$  は、それを暗号化されていない(平文)データブロック  $i-1$  とXORした後に暗号化される。「ノーマル」CBCモードは、データストリームを更にランダムにする。「提案される」変形例により、単一の復号エラーが全ての後続するデータブロックに伝播される。暗号化されるべきコンテンツをもつストリームSは、特定のルックアップテーブルのエントリ、特にコードを含むエントリにアクセスするのを目的とする多数のブロックにより先行される。一体化されたコードにおける1以上のビットが変更された場合、Sのブロックの何れもが正しく復号されない。また、前のブロックの平文と暗号化文の両者による依存性を形成する(たとえばXORする)ことで、「ノーマル」CBCモードを「提案される」CBCモードと結合することも可能である。このように、両方のモード(ランダム性とエラー伝搬性)の可能性のある利点が結合される。

40

#### 【0081】

データブロックは、特定のルックアップテーブルのエントリが復号プロセスの間(又は暗号化プロセスの間、規定通りに)にアクセスされるように計算される。ルックアップテーブルを使用してAES復号(又は暗号化)アルゴリズムの標準的な(ホワイトボックス

50



ではない) 実現を考える。さらに、この実現について以下の問題を考える。ラウンド  $r$  及びこのラウンドに対する入力  $I_r$  が与えられる。ラウンド  $r$  への入力が  $I_r$  であるように、復号アルゴリズムの最初のラウンドへの入力  $I_1$  を発見する。この問題のソリューションにより、当業者は、特定のルックアップテーブルのエントリが復号アルゴリズムの予め定義されたホワイトボックスではない実現によりアクセスされるようにデータブロックを設計することができることは明らかである。  $f_i$  を標準 (ホワイトボックスではない) A E S のラウンド  $i$  で計算された関数であるとし、すなわち  $f_i(I_i)$  は、その入力が  $I_i$  により与えられた場合にラウンド  $i$  の出力である。ラウンド  $f_i$  の逆関数  $f_i^{-1}$  を計算することは容易である。これは、  $f_i$  の計算における全てのステップ (AddRoundKey, SubBytes, ShiftRows, MixColumns) を逆にすることが容易であるためである。結果として、  $I_i$  は、以下のように計算される。

【 0 0 8 2 】

【 数 7 】

$$I_1 = f_1^{-1} \circ f_2^{-1} \circ \dots \circ f_{r-1}^{-1}(I_r)$$

このアルゴリズムは、たとえばタイプ I I のテーブル  $T$  における特定の行  $l$  にアクセスするためにホワイトボックスの復号アルゴリズムを実施するデータブロックを導出するために変更される。変更されたアルゴリズムは、行  $l$  がアクセスされるようにラウンドを含むテーブル  $T$  への (符号化された) 入力を導出することで開始する。符号化は、A E S の (ホワイトボックスではない) 実現のラウンドへの入力を得るため、この入力から除かれる。前のパラグラフで概説されたアルゴリズムは、ホワイトボックスの実現が行  $l$  にアクセスするデータブロックを導出するために使用される。一般に、符号化は、符号化された入力から、特定のルックアップテーブルの行  $l$  にアクセスさせるルックアップテーブルのネットワークにおける特定のルックアップテーブルに移動され、処理は、符号化なしに処理アルゴリズムのバージョンを使用して反転される場合がある。符号化のない処理ステップは、ホワイトボックスの実現の符号化されたルックアップテーブルよりも逆の処理を行なうことが容易である。符号化は、符号化の情報を有さないアタッカーによってではなく、符号化の情報を有する人物又はシステムによってのみ取り除くことができる。

【 0 0 8 3 】

なお、ネットワークにおける 1 つの特定のテーブルの 1 つの特定の行  $l$  にアクセスするデータブロックを導出する代わりに、ルックアップテーブルのネットワークにおける複数のそれぞれのルックアップテーブルのそれぞれにおける予め決定されたエントリにプログラムにアクセスさせるデータブロックを導出することができる。この理由は、ブロックの入力ビットが複数のテーブルを通して分散されるためであり、したがって、それぞれ予め決定されたルックアップテーブルのエントリにアクセスするため、それぞれのテーブルに分散される複数のビットを選択することができる。

【 0 0 8 4 】

また、ラウンド  $r$  における特定の行にアクセスするために定義されるデータブロックは他のラウンドにおける行にもアクセスする。これは、そのラウンドは、ルックアップテーブルのネットワークの一部であるためである。これらの更にアクセスされた行の幾つかもコードにより一体化される。結果として、コードで一体化された所定数のバイトがアルゴリズムによりアクセスされることを達成するため、ブロックが含まれる必要がない。

【 0 0 8 5 】

説明された C B C モードに加えて、カウンタ (C T R) モードも使用される。係るモードでは、データではなく、カウンタ (たとえば擬似ランダム系列の値) が暗号化される。データは、暗号化されたカウンタのストリームと X O R される。このモードについて、カウンタストリームに (予め決定されたテーブルルックアップに対応する) 所望の値を含めるため、カウンタ値を選択する自由度が使用される。たとえば、カウンタ値のセットは、データストリームの開始近くで生じるようにされ、これにより、一体化されたテーブルエントリの大きな部分がアクセスされる。カウンタストリームの暗号化が「提案される」C

10

20

30

40

50

B C モードで再び実行された場合、一体化されたコードにおける変化は、データストリームの大きな部分の処理にとって致命的である。ここでの C T R モードを使用する利点は、選択されたカウンタ値の暗号化の結果が有効な平文を得るために暗号化されたデータと X O R されるとき、余分の復号 / 暗号化が存在しないことである。

【 0 0 8 6 】

また、本方法は、2 値画像の検証のために使用される。ルックアップテーブルにおける全てのエントリに迅速にアクセスすることで、ルックアップテーブルにおける値が正しいかが迅速に検証される。加えて、リアルデータを処理する必要がない。はじめに、全ての S ボックスがアクセスされることを実施するデータブロックのセットが導出される。これは、記載されるアルゴリズムで行なうことができる。つぎに、このセットにおける全てのデータブロックについて、ルックアップテーブルが正しい回答を与えるかがテストされる。正しい回答を与える場合、二値画像は恐らく正しい。上述された暗号ブロックチェーンモードを使用した場合、全ての前の動作が正しかった場合にのみ正しいため、最後の結果のみが検証される必要がある。

【 0 0 8 7 】

図 5 は、本発明の実施の形態を例示する。この図は、デジタルコンテンツのプロバイダと接続するため、インターネットへの接続のような通信ポート ( C O M ) 9 5 を示す。また、コンテンツは、D V D 又は C D のようなメディア 9 6 から取得される。P C のデジタルコンテンツは、メモリ ( M E M ) 9 1 を使用してプロセッサ ( P R O C ) 9 2 により実行されるメディアプレーヤを使用して典型的にレンダリングされる。係るプレーヤは、特定のコンテンツフォーマットについて、通信ポート 9 5 及び / 又は媒体 9 6 を介して得られるコンテンツに対応するフォーマットに特化した復号化を実行するためにそれぞれのプラグインを実行する。それらのコンテンツフォーマットは、A V I , D V , M o t i o n J P E G , M P E G - 1 , M P E G - 2 , M P E G - 4 , W M V , A u d i o C D , M P 3 , W M A , W A V , A I F F / A I F C , A U 等を含む。デジタル著作権の管理の目的について、コンテンツをデコードするだけでなく、コンテンツを復号するセキュアなプラグインが使用される。このプラグインは、メモリ 9 1 に記憶されるプロセッサ命令及び ( 難読化されたルックアップテーブルのような ) パラメータを含む。プロセッサ命令及びパラメータは、上述されたようにオーバーラップしており、そのケースでは、メモリ 9 1 における幾つかのメモリ位置は、プラグインの実行の間のプロセッサ命令とパラメータ値の両者を表す値を含む。コンテンツでは、幾つかの予め決定されたメモリ位置がそれらのデコード / 復号の間にルックアップテーブルのエントリとして使用されるのを確かめるため、データブロックが挿入される。たとえば、プロセッサ命令及びパラメータ値の両者を表すメモリ位置がアドレス指定される場合がある。ユーザ入力 ( I N P ) 9 4 は、コンテンツがレンダリングされるべきことを示すためにユーザからのコマンドを取得するために提供され、ディスプレイ ( D I S P ) 9 3 及び / 又はスピーカは、デコードされたコンテンツ及び / 又は復号されたコンテンツをレンダリングするために提供される。

【 0 0 8 8 】

本発明は、コンピュータプログラム、本発明を実施するために適合される、特にキャリア上のコンピュータプログラム又はキャリアにおけるコンピュータプログラムにも拡張することができる。プログラムは、ソースコード、オブジェクトコード、コードインターミディエートソース及び部分的にコンパイルされた形式のようなオブジェクトコードの形式、或いは、本発明に係る方法の実現における使用向けに適した他の形式である。キャリアは、プログラムを伝送可能なエンティティ又は装置である場合がある。たとえば、キャリアは、たとえば C D R O M といった R O M のような記憶媒体、又は半導体メモリ、或いは、たとえばフロッピカルディスク又はハードディスクといった磁気記録媒体を含む。さらに、キャリアは、電気又は光ケーブルを介して、或いは無線又は他の手段により伝達される電気又は光信号のような伝送キャリアである。プログラムに係る信号で実施されるとき、キャリアは、係るケーブル或いは他の装置又は手段により構成される。代替的に、キャリアは、プログラムが埋め込まれる集積回路であり、集積回路は、関連する方法を実

行するか、関連する方法のパフォーマンスにおける使用のため適合される。

【 0 0 8 9 】

上述された実施の形態は本発明を限定するのではなく例示するものであり、当業者であれば、特許請求の範囲から逸脱することなしに多くの代替的な実施の形態を設計することができる。請求項では、括弧間に配置される参照符号は請求項を限定するものとして解釈されるべきではない。動詞「有する」及びその派生語の使用は、請求項で述べた以外のエレメント又はステップの存在を排除するものではない。エレメントに先行する冠詞“ a ”又は“ a n ”は、複数の係るエレメントの存在を排除するものではない。本発明は、幾つかの固有のエレメントを有するハードウェアにより、適切にプログラムされたコンピュータにより実現される。幾つかの手段を列挙する装置の請求項では、これらの手段の幾つかは、同一アイテムのハードウェアにより実施される。所定の手段が相互に異なる従属の請求項で引用される事実は、これらの手段の組み合わせを利用することができないことを示すものではない。

10

【 図 1 】

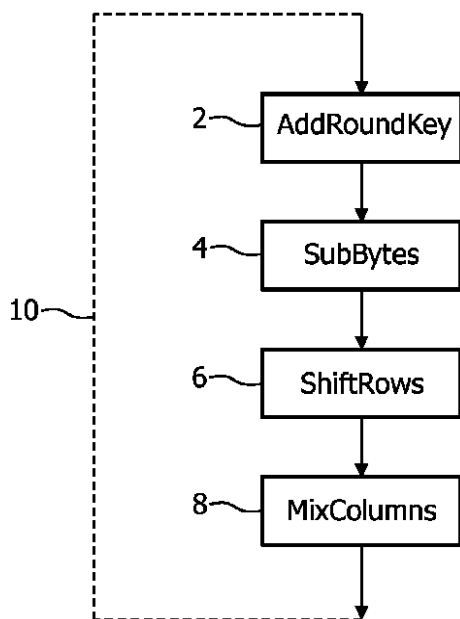


FIG. 1

【 図 2 】

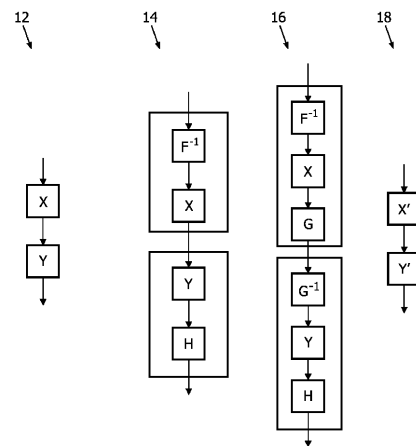


FIG. 2

【 図 3 】

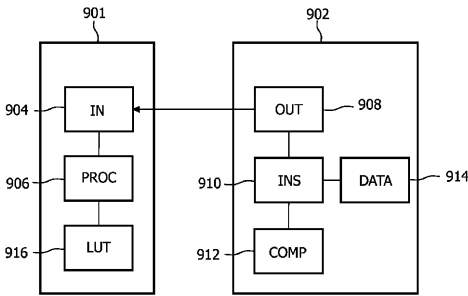


FIG. 3

【 図 4 】

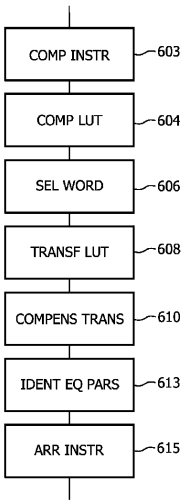


FIG. 4

【 図 5 】

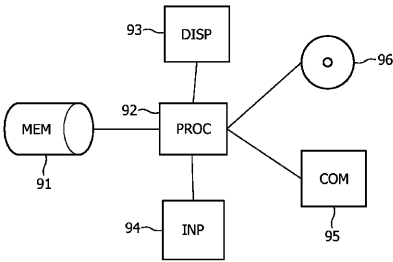


FIG. 5

---

 フロントページの続き

- (72)発明者 ミヒールス, ウィルヘルムス, ペー., アー., イェー.  
オランダ国, 5 6 5 6 アーエー アインドーフエン, ハイ・テク・キャンパス 4 4
- (72)発明者 ホリッセン, パウルス, エム., ハー., エム., アー.  
オランダ国, 5 6 5 6 アーエー アインドーフエン, ハイ・テク・キャンパス 4 4

審査官 青木 重徳

- (56)参考文献 特表2009-529819(JP, A)  
特開2006-079347(JP, A)  
特開2005-331656(JP, A)  
特開平10-154976(JP, A)  
特開平07-312593(JP, A)  
特表2002-514333(JP, A)  
米国特許出願公開第2006/0140401(US, A1)  
Hamilton E. Link and William D. Neumann, "Clarifying Obfuscation: Improving the Security of White-Box DES", International Conference on Information Technology: Coding and Computing (ITCC 2005), [online], 2005年 4月 4日, Vol.1, p.679-684, [retrieved on 2012-09-11]. Retrieved from the Internet, URL, <<http://ieeexplore.ieee.org/stamp/stamp.jsp?tp=&arnumber=1428542>>  
Julien BRINGER, Herve CHABANNE, Emmanuelle DOTTAX, "Perturbing and Protecting a Traceable Block Cipher", Cryptology ePrint Archive: Report 2006/064, [online], 2006年 2月20日, Version: 20060223:223232, p.1-12, [retrieved on 2012-09-19]. Retrieved from the Internet, URL, <<http://eprint.iacr.org/2006/064.pdf>>  
Olivier Billet, Henri Gilbert, and Charaf Ech-Chatbi, "Cryptanalysis of a White Box AES Implementation", LNCS, Selected Areas in Cryptography, 2004年 8月, Vol.3357, pp.227-240

- (58)調査した分野(Int.Cl., DB名)  
H04L 9/32  
G09C 1/00  
JSTPlus/JMEDPlus/JST7580(JDreamII)