【公報種別】特許法第１７条の２の規定による補正の掲載
【部門区分】第６部門第３区分
【発行日】令和4年2月18日(2022.2.18)

【公開番号】特開2021-166072(P2021-166072A)
【公開日】令和3年10月14日(2021.10.14)
【年通号数】公開・登録公報2021-050
【出願番号】特願2021-103991(P2021-103991)
【国際特許分類】
Ｇ０６Ｆ 17/10(2006.01)
Ｈ０３Ｍ 7/40(2006.01)
【ＦＩ】
Ｇ０６Ｆ 17/10 Ｚ
Ｈ０３Ｍ 7/40

【手続補正書】
【提出日】令和4年1月21日(2022.1.21)
【手続補正１】
【補正対象書類名】特許請求の範囲
【補正対象項目名】全文
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項１】
初期ビットパターンと、標的ビットパターンを生成するために共に用いられる仮想メモリアドレスを生成することによってデータを符号化する方法であって、
エンコーダを使用して、標的ビットパターンを少なくとも２つの部分に分割するステップと、
ランタイムコードを使用して、複数のキャッシュラインの各々に特定の仮想メモリアドレスを割り当てて、これらの特定のキャッシュライン上に仮想メモリアドレスを割り当てるときに、前記ターゲットビットパターンから情報内容を符号化するステップと
を含む方法。
【請求項２】
さらに、前記標的ビットパターンをランダム化するステップを含む、請求項１に記載された方法。
【請求項３】
仮想メモリアドレスを使用して初期ビットパターンを復元して、標的ビットパターンを生成する方法であって、
実行時コードを使用して、仮想メモリアドレスを持つキャッシュラインから情報内容を読み出すステップと、
前記実行時コードを使用して前記情報内容と前記仮想メモリアドレスとを処理して、標的ビットパターンを生成するステップと
を含む方法。
【請求項４】
さらに、前記標的ビットパターンを生成する非ランダム化を含む、請求項３に記載された方法。