

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第4425305号
(P4425305)

(45) 発行日 平成22年3月3日 (2010.3.3)

(24) 登録日 平成21年12月18日 (2009.12.18)

(51) Int.Cl.

F I

A 6 3 F 7/02 (2006.01)

A 6 3 F 7/02 3 1 5 Z

A 6 3 F 7/02 3 2 O

請求項の数 1 (全 79 頁)

(21) 出願番号	特願2007-277897 (P2007-277897)	(73) 特許権者	000144153
(22) 出願日	平成19年10月25日 (2007.10.25)		株式会社三共
(62) 分割の表示	特願2006-208435 (P2006-208435)		東京都渋谷区渋谷三丁目29番14号
原出願日	平成7年7月7日 (1995.7.7)	(74) 代理人	100064746
(65) 公開番号	特開2008-68119 (P2008-68119A)		弁理士 深見 久郎
(43) 公開日	平成20年3月27日 (2008.3.27)	(74) 代理人	100085132
審査請求日	平成19年10月25日 (2007.10.25)		弁理士 森田 俊雄
早期審査対象出願		(74) 代理人	100095418
			弁理士 塚本 豊
		(74) 代理人	100114801
			弁理士 中田 雅彦
		(72) 発明者	鶴川 詔八
			群馬県桐生市相生町1丁目164番地の5
		審査官	納口 慶太

最終頁に続く

(54) 【発明の名称】 遊技機

(57) 【特許請求の範囲】

【請求項 1】

打玉が打込まれる遊技領域と、開成翼片の駆動によって打玉が入賞し易い状態と入賞し
 難い状態とに変化する始動口と、表示状態が変化可能であって前記始動口への入賞を条件
 として可変開始する可変表示装置とを有し、該可変表示装置の表示結果が予め定められた
 特定の表示態様となったときに所定の遊技価値を付与可能となる遊技機であって、

表示状態が変化可能であって、前記可変表示装置の表示結果とは別に表示結果を導出表
 示する可変表示部と、

予め定められた上限数の範囲内で前記始動口への入賞の成立回数を記憶する条件成立回
 数記憶手段と、

前記始動口への入賞が発生したときに前記条件成立回数記憶手段の記憶値が前記上限数
 に達していないことを条件として、前記条件成立回数記憶手段に前記始動口への入賞の成
 立回数を累積的に加算して記憶させる加算手段と、

前記可変表示部の表示結果が予め定めた当りの表示結果となったときに前記開成翼片を
 駆動して開成させることにより前記始動口を前記打玉が入賞し易い状態にする駆動手段と

、
 前記可変表示部の可変表示時間が所定の表示時間であり前記当りの表示結果となったと
 きの前記開成翼片の1回あたりの開成時間が所定時間である通常状態と、前記通常状態よ
 りも前記可変表示部の可変表示時間が短く前記当りの表示結果となったときの前記開成翼
 片の1回あたりの開成時間が前記通常状態よりも長い変動状態とのうちのいずれか一方に

制御する変動制御手段と、

前記可変表示装置の表示結果を前記特定の表示態様とするか否かを決定する表示結果決定手段と、

前記条件成立回数記憶手段の記憶値が所定の基準値以上となったか否かを判定する基準値判定手段と、

該基準値判定手段により前記条件成立回数記憶手段の記憶値が所定の基準値以上となったと判定されたことを条件として、前記可変表示装置を可変開始させてから表示結果を導出表示させるまでの可変表示制御時間として、予め定めた通常時間よりも短い短縮時間を選択する可変表示制御時間選択手段と、

前記表示結果決定手段の決定および前記可変表示制御時間選択手段の選択に従い、前記可変表示装置を可変開始させた後に該可変表示装置の表示結果を導出表示させる可変表示制御を行なう可変表示制御手段と、

前記可変表示制御の実行毎に前記条件成立回数記憶手段の記憶値を減算する減算手段と、

前記通常状態から前記変動状態になったことを判定する遊技状態判定手段と、

該遊技状態判定手段によって前記通常状態から前記変動状態になったと判定されたときに、前記基準値を前記通常状態のときの値よりも小さい値に変更する基準値変更手段とを含むことを特徴とする、遊技機。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、たとえば、パチンコ遊技機やコイン遊技機などに代表される遊技機に関し、詳しくは、打玉が打込まれる遊技領域と、表示状態が変化可能な可変表示装置とを有し、該可変表示装置の表示結果が予め定められた特定の表示態様となった場合に所定の遊技価値を付与可能となる遊技機に関する。

【背景技術】

【0002】

この種の遊技機において、従来から一般的に知られているものに、たとえば、複数種類の識別情報を可変表示可能な可変表示装置が設けられ、打玉が始動入賞領域へ始動入賞する等により可変表示条件が成立したことに基づいて可変表示装置の可変表示が開始した後停止し、停止時の表示結果が特定の表示態様になった場合に所定の遊技価値が付与可能となるように構成された遊技機があった。そして、この種の遊技機では、特定の表示態様が複数種類定められており、そのうちのある特別に定められた特別の表示態様になった場合に、以降、たとえば始動入賞領域が拡開して打玉が始動入賞する確率が向上し、前記可変表示条件の成立頻度が向上するなどの機能を有していた。また、可変表示装置が可変表示中である場合に可変表示条件が成立すれば、現在行なわれている可変表示動作が終了して再可変表示できる状態になるまでの間、その可変表示条件の成立を累積的に記憶する可変表示条件成立回数記憶手段が設けられていた。

【0003】

そして、可変表示条件成立回数記憶手段に記憶された可変表示条件成立回数が所定値以上となった場合にその可変表示条件成立の記憶を消化するべく可変表示装置の可変表示制御時間が短くなるように調整する機能を有していた。

【発明の開示】

【発明が解決しようとする課題】

【0004】

一方、この種の従来の遊技機においては、可変表示条件の成立頻度が向上している状態にあっても可変表示制御時間の短縮の基準値となる可変表示条件成立回数は変化しなかった。したがって、可変表示条件の成立頻度が向上している遊技状態において可変表示制御時間を短縮させる基準値となる可変表示条件成立回数が比較的大きい値に設定されている場合には、可変表示条件が頻繁に成立しても可変表示条件成立回数が設定された基準値を

10

20

30

40

50

超えるだけの比較的多くの回数となるまで可変表示制御時間の短縮が行なわれたい。このため、単位時間当りの可変表示制御結果導出回数を可変表示条件の成立頻度に対応して十分に向上させることができず、遊技者は可変表示制御結果が、なかなか導出されないことにいらだちを感じるおそれが生じる。また、その間に可変表示条件成立回数記憶手段の記憶数が上限に至り、可変表示条件の成立が記憶されることなく無効となってしまう不都合が生じる。

【 0 0 0 5 】

この不都合を防止するため、基準値を比較的小さい値に設定した場合、可変表示条件の成立頻度が高い状態にないときには、始動入賞がさほど頻繁に発生している状態でないにもかかわらず可変表示制御時間の短縮が行なわれてしまうために、可変表示装置が可変表示することにより遊技者に付与される期待感やスリル感が少なくなって遊技がつまらなくなってしまうという不都合が生じていた。

【 0 0 0 6 】

本発明はかかる実情に鑑み考え出されたものであり、その目的は、可変表示条件の成立頻度が高い状態において、可変表示条件の成立が記憶されることなく無効となってしまうという不都合を極力防止することである。

【課題を解決するための手段】

【 0 0 0 7 】

請求項 1 記載の本発明は、打玉が打込まれる遊技領域と、開成翼片の駆動によって打玉が入賞し易い状態と入賞し難い状態とに変化する始動口と、表示状態が変化可能であって前記始動口への入賞を条件として可変開始する可変表示装置とを有し、該可変表示装置の表示結果が予め定められた特定の表示態様となったときに所定の遊技価値を付与可能となる遊技機であって、

表示状態が変化可能であって、前記可変表示装置の表示結果とは別に表示結果を導出表示する可変表示部と、

予め定められた上限数の範囲内で前記始動口への入賞の成立回数を記憶する条件成立回数記憶手段と、

前記始動口への入賞が発生したときに前記条件成立回数記憶手段の記憶値が前記上限数に達していないことを条件として、前記条件成立回数記憶手段に前記始動口への入賞の成立回数を累積的に加算して記憶させる加算手段と、

前記可変表示部の表示結果が予め定めた当りの表示結果となったときに前記開成翼片を駆動して開成させることにより前記始動口を前記打玉が入賞し易い状態にする駆動手段と、

前記可変表示部の可変表示時間が所定の表示時間であり前記当りの表示結果となったときの前記開成翼片の 1 回あたりの開成時間が所定時間である通常状態と、前記通常状態よりも前記可変表示部の可変表示時間が短く前記当りの表示結果となったときの前記開成翼片の 1 回あたりの開成時間が前記通常状態よりも長い変動状態とのうちのいずれか一方に制御する変動制御手段と、

前記可変表示装置の表示結果を前記特定の表示態様とするか否かを決定する表示結果決定手段と、

前記条件成立回数記憶手段の記憶値が所定の基準値以上となったか否かを判定する基準値判定手段と、

該基準値判定手段により前記条件成立回数記憶手段の記憶値が所定の基準値以上となったと判定されたことを条件として、前記可変表示装置を可変開始させてから表示結果を導出表示させるまでの可変表示制御時間として、予め定めた通常時間よりも短い短縮時間を選択する可変表示制御時間選択手段と、

前記表示結果決定手段の決定および前記可変表示制御時間選択手段の選択に従い、前記可変表示装置を可変開始させた後に該可変表示装置の表示結果を導出表示させる可変表示制御を行なう可変表示制御手段と、

前記可変表示制御の実行毎に前記条件成立回数記憶手段の記憶値を減算する減算手段と

10

20

30

40

50

前記通常状態から前記変動状態になったことを判定する遊技状態判定手段と、
該遊技状態判定手段によって前記通常状態から前記変動状態になったと判定されたときに、前記基準値を前記通常状態のときの値よりも小さい値に変更する基準値変更手段とを含むことを特徴とする。

【発明の効果】

【0009】

請求項1記載の本発明によれば、可変表示部の可変表示時間が所定の表示時間であり当りの表示結果となったときの開成翼片の1回あたりの開成時間が所定時間である通常状態よりも、可変表示部の可変表示時間が短く当りの表示結果となったときの開成翼片の1回あたりの開成時間が通常状態よりも長い変動状態において、可変表示条件の成立が記憶されることなく無効となってしまうという不都合を極力防止することができる。

10

【発明を実施するための最良の形態】

【0011】

以下に、本発明の実施の形態を図面に基づいて詳細に説明する。なお、以下の実施の形態においては、遊技機の一例として、パチンコ遊技機を示すが、本発明はこれに限られるものではなく、他にコイン遊技機やスロットマシンなどのように表示状態が変化可能な可変表示手段を有し、この可変表示手段の表示結果が予め定められた特定の表示態様となった場合に所定の遊技価値が付与可能となる遊技機であればすべてに適用することが可能である。

20

【0012】

図1は、本発明の実施の形態に係るパチンコ遊技機の遊技盤の構成を示す正面図である。パチンコ遊技機の遊技盤1の前面には、2本の区画レール2が円状に植立されている。区画レール2は、外レールおよび内レールから構成され、外レールと内レールとで囲まれた領域を遊技領域3という。

【0013】

パチンコ遊技機には、遊技者がパチンコ玉の打込みを操作するための打球操作ハンドル（図示せず）が設けられている。この打球操作ハンドルを遊技者が操作することにより、パチンコ玉が1個ずつ発射される。発射されたパチンコ玉は、外レールと内レールとの間に形成された誘導路によって遊技領域3に導かれる。誘導路から遊技領域3への出口部分には、一旦、遊技領域3に打込まれたパチンコ玉が、誘導路内に逆戻りすることを防止するための弁状の戻り玉防止部材21が設けられている。なお、遊技領域3に打込まれたパチンコ玉を以下の説明では「打玉」という。

30

【0014】

遊技領域3の中央には、複数種類の画像を変動表示するための可変表示装置24が設けられている。可変表示装置24の下方には、始動口5と、可変入賞球装置4とが設けられている。可変表示装置24の左右両側の通称「肩部」と呼ばれる位置には、通過口16が設けられている。通過口13のそれぞれ下方の通称「袖部」と呼ばれる位置には、入賞口17が設けられている。可変入賞球装置4の左右両側の通称「落とし部」と呼ばれる位置には、入賞口13が設けられている。可変入賞球装置4の下方には、打玉が通過可能な通過口を構成する通過スイッチ104が設けられている。遊技領域3の最下部にはアウト孔23が設けられている。

40

【0015】

遊技領域3に打込まれた打玉は、遊技領域3を流下する途中で始動口5と、可変入賞球装置4と、入賞口13、17とのいずれかに入賞するか、または、通過スイッチ104を通過後もしくは通過することなくアウト玉23へ導かれてアウト玉として処理される。可変入賞球装置4に打玉が入賞した場合は、入賞玉1個に対して15個の景品玉が遊技者に払出される。始動口5と入賞口13、17とのいずれかに打玉が入賞した場合は、入賞玉1個に対して7個の景品玉が遊技者に払出される。すなわち、本実施の形態では可変入賞球装置4に入賞した入賞玉によって払出される景品玉数は、それ以外の入賞口に

50

入賞した入賞玉によって払出される景品玉数よりも相対的に多くなるように設定している。

【 0 0 1 6 】

遊技領域 3 には、さらに、遊技領域 3 を装飾するとともに打玉の流下方向を多様化させるための風車 1 4 が設けられている。また、通過口 1 6 には破線で示すように略円弧状の通過溝が設けられており、通過口 1 6 を通過した打玉は、始動口 5 および開閉板 7 の方向に導かれる。また、通過口 1 6 の下方には始動口 5 および可変入賞球装置 4 へ打玉を誘導する遊技釘 3 a および風車 3 b が設けられている。したがって、通過口 1 6 を通過した打玉は、始動口 5 および可変入賞球装置 4 へ入賞する確率が高くなるように設定している。

【 0 0 1 7 】

また、遊技領域 3 やその周辺には遊技盤 1 を装飾したり遊技状態を遊技者に報知したりして遊技効果を高めるために、以下のような各種のランプおよび L E D (L i g h t E m i t t i n g D i o d e) 類が配設されている。

【 0 0 1 8 】

遊技領域 3 の左右両端部には、サイドランプ 1 9 が設けられている。風車 1 4 には風車ランプ 1 5 が設けられている。袖部の入賞口 1 7 には、袖ランプ 1 8 が設けられている。入賞口 1 3 には、飾り L E D 1 2 が設けられている。遊技領域 3 の周囲には、レール飾りランプ 2 2 が設けられている。

【 0 0 1 9 】

可変入賞球装置 4 について説明する。図 2 は可変入賞球装置 4 の斜視図である。可変入賞球装置 4 には、始動口 5 と、開閉板 7 と、開成翼片 1 0 2 とが設けられている。開閉板 7 は遊技領域 3 の前後方向に所定範囲で傾動可能となるよう、遊技盤 1 の裏面に設けられたソレノイド 8 (図 1 参照) により駆動される。開成翼片 1 0 2 は、遊技盤 1 の裏面に設けられたソレノイド 1 0 3 (図 1 参照) により、始動口 5 を中心に所定間隔だけ開成するように駆動される。図 2 は、ソレノイド 1 0 3 (図 1 参照) が作動した場合の開成翼片 1 0 2 を示す。また図 1 には、ソレノイド 1 0 3 が作動していない場合の開成翼片 1 0 2 が実線で示されており、ソレノイド 1 0 3 が作動している場合の開成翼片 1 0 2 が破線で示されている。なお、ソレノイド 1 0 3 (図 1 参照) が作動していない状態であっても、開成翼片 1 0 2 は始動口 5 に打玉が入賞可能な間隔を保持して閉成している。開成翼片 1 0 2 が開成中は、閉成中に比較して、打玉が始動口 5 へ入賞しやすくなる。

【 0 0 2 0 】

開閉板 7 の下方には、打玉の通過を検出可能な通過スイッチ 1 0 4 が設けられている。打玉が通過スイッチ 1 0 4 に検出されることに基づいて、後述する普通図柄表示部 1 0 0 に表示される図柄の変動表示が開始する (以下、普通図柄表示部 1 0 0 に表示される図柄を普通図柄という) 。この変動表示が停止したとき、停止図柄が予め定められた当りの図柄となった場合に、開成翼片 1 0 2 がソレノイド 1 0 3 (図 1 参照) の働きにより所定時間開成する。開成翼片 1 0 2 がソレノイド 1 0 3 (図 1 参照) の働きにより開成している間は、開成していないときに比較して打玉が始動口 5 に入賞しやすい状態となる。

【 0 0 2 1 】

可変入賞球装置 4 は、通常時には開閉板 7 を閉成状態にし、打玉が入賞しない遊技者にとって不利な状態 (以下、この状態を「第 2 の状態」という) となっている。始動口 5 に打玉が入賞したことに基づいて可変表示装置 2 4 の表示画面上において、3 つの図柄の変動表示が行なわれる (以下、それぞれの図柄を特に「特別図柄」という) 。この変動表示が停止したときの 3 つの特別図柄の組合せに基づいて「大当たり」、「はずれ」の 2 つの状態が発生する。さらに「大当たり」となる特別図柄の組合せの中には、後述する「確率変動」を生じさせる「特別図柄の組合せ」が含まれている。確率変動が生じると、遊技者にとって不利な第 2 の状態から、後述する遊技者にとって有利な第 1 の状態に移る確率が、確率変動が生じていない通常時に比較して高くなる。確率変動が生じているときを特に「確率変動時」あるいは「確率変動中」と呼ぶ。これに対して、確率変動が生じていないときを特に「通常時」と呼ぶ。また確率変動を生じさせる特別図柄の組合せを「確率変動

10

20

30

40

50

図柄の組合せ」という。

【 0 0 2 2 】

確率変動時あるいは通常時に大当りが発生すると、可変入賞球装置が、遊技者にとって不利な第 2 の状態から、打玉が入賞可能な遊技者にとって有利な第 1 の状態となる。大当りが発生し、可変入賞球装置 4 が遊技者にとって有利な第 1 の状態となっている状態を特定遊技状態という。上記大当りが発生した場合、可変入賞球装置 4 は、開閉板 7 を開成状態にして、打玉が可変入賞球装置 4 の大入賞口に入賞することが可能な遊技者にとって有利な第 1 の状態となる。

【 0 0 2 3 】

可変入賞球装置 4 の前記第 1 の状態は、開閉板 7 が開成状態となった後に、29.5 秒が経過するか、または、可変入賞球装置 4 の入賞開口（大入賞口）に打玉が 10 個入賞するかのうちのいずれか早い方の条件が成立したことにより終了する。すなわち、上記条件が成立したとき開閉板 7 が閉成状態となり、可変入賞球装置 4 が遊技者にとって不利な第 2 の状態となる。大入賞口に入賞した打玉は、可変入賞球装置 4 の入賞開口に設けられた入賞玉検出器 10 により検出される。

【 0 0 2 4 】

大入賞口の内側の中央部分には、通称「V ポケット」と呼ばれる特定領域が設けられている。大入賞口に入った打玉が、この特定領域に入賞すれば、その特定入賞玉が V ポケットに設けられた特定玉検出器 9 により検出される。特定入賞玉が検出されると、その回の可変入賞球装置 4 の遊技者にとって有利な第 1 の状態が終了するのを待って、再度、可変入賞球装置 4 を前記第 1 の状態に駆動制御する繰返し継続制御が行なわれる。この繰返し継続制御により、可変入賞球装置 4 は最高 16 回連続して前記第 1 の状態となる。また、上記のように大入賞口の特定領域に打玉が入賞した場合、V 表示 LED 20（図 1 参照）が点灯し、特定領域に打玉が入賞したことが遊技者に報知される。この繰返し継続制御の終了後、遊技者にとって有利な第 1 の状態から遊技者にとって不利な第 2 の状態となる。

【 0 0 2 5 】

もし、前記第 1 の状態を発生させた大当りの図柄の組合せが、確率変動図柄の組合せであった場合には、繰返し継続制御終了後遊技者にとって不利な第 2 の状態となったときに確率変動が生じる。前述のとおり確率変動時には、通常時に比べて大当りの発生する確率が高くなっている。本実施の形態に示すパチンコ遊技機では、確率変動図柄の組合せにより大当りとなって以降、繰返し継続制御が終了後に 1 回目の確率変動が生じ、さらに、その後大当りが発生し繰返し継続制御の終了後に 2 回目の確率変動が生じる。1 回目または 2 回目の確率変動時に発生した大当りが、確率変動図柄の組合せによるものである場合には、その大当り以降、改めて 1 回目、2 回目の確率変動が生じる。つまり、確率変動図柄の組合せにより大当りとなった場合には、その大当り以降、少なくとも大当りが 2 回発生するまでの間、繰返し継続制御が行なわれていない遊技者にとって不利な第 2 の状態において確率変動が生じる。2 回目の確率変動が発生しているときに大当りとなった図柄の組合せが、確率変動図柄の組合せでなかった場合、大当りに伴う繰返し継続制御終了後、確率変動の生じていない通常状態に戻る。

【 0 0 2 6 】

確率変動時には、打玉が始動口 5 へ入賞したことに基づいて特別図柄の変動表示がなされた後、大当りとなる組合せになる確率が高くなっている。また、打玉が通過スイッチ 104 を通過したことに基づいて普通図柄の変動表示がなされた後、当りとなる確率も高くなっている。前述のとおり、普通図柄が当りの図柄であった場合には、開成翼片 102 が所定時間開成する。開成翼片 102 が開成することで特別図柄の変動表示を促す始動口 5 への打玉の入賞確率が高くなる。さらに、確率変動時以外の通常時には、開成翼片 102 の開成時間は 0.5 秒、開成回数は 1 回であるが、確率変動時には開成時間が 2.9 秒、開成回数が 2 回に変化し、打玉が始動口 5 へ入賞しやすくなる。打玉が始動口 5 へ入賞しやすくなることで、特別図柄の変動機会が多くなる。これにより大当りとなる可能性が高

10

20

30

40

50

まる。確率変動時には、飾りLED12が点滅し、その旨が遊技者に報知される。

【0027】

特定領域について説明する。図3は、可変入賞球装置4の入賞空間の前後方向の縦断面図、図4はその左右方向の縦断面図をそれぞれ示す。図3を参照して、入賞空間111は、入賞球を検出する入賞玉検出器10と、入賞玉を入賞玉検出器10へ導く傾斜路106および107と、特定領域に入賞した入賞玉(P)を保持する玉貯留部材108とが設けられている。図に示すように、玉貯留部材108によって制限される特定領域の空間には、2つ以上の打玉が保持されることのない構成となっている。玉貯留部材108によって保持される入賞玉(P)の下方には、特定玉検出器9が設けられている。玉貯留部材108には、玉貯留部材108を遊技盤1(図1参照)前面向かって右方向へ付勢させるスプリング109が設けられている。ストッパ部110は、入賞玉(P)の自重による玉貯留部材108の傾斜動作を抑止可能となるように設けられている。したがってスプリング109の付勢力は入賞玉(P)の自重より弱いものでなければならない。図3(A)は、ストッパ部110が玉貯留部材108の傾斜を抑止している状態を示し、図3(B)は、ストッパ部110が玉貯留部材108の傾斜を抑止していない状態を示す。ストッパ部110が玉貯留部材108の傾斜を抑止している場合には、入賞玉(P)は特定玉検出器9に検出されない。一方、ストッパ部110が玉貯留部材108の抑止を解除した場合には、入賞玉(P)の自重が玉貯留部材108を所定角度傾斜させることにより、入賞玉(P)が下方に落下し、特定玉検出器9によって検出される。次に、図4を参照してストッパ部110と玉貯留部材108との関係について説明する。ストッパ部110は、図に示す通り開閉板7と一体化しており、開閉板7が開成している場合にはストッパ部材110によって玉貯留部材108の傾斜動作が抑止されている(図4(A))。したがって、特定領域に侵入した打玉は、特定遊技状態が終了して開閉板7が閉成するまで特定玉検出器9で検出されない。また、図3(A)で示すように入賞玉(P)が玉貯留部材108によって保持されている場合、特定領域は入賞玉(P)によって満たされているため、後続して打玉が特定領域に入賞することなく、傾斜路106、107を通じて入賞玉検出器10に落入する。このように特定玉検出器9による入賞玉の検出は、特定遊技状態が継続している間に行なわれることはなく、特定遊技状態の繰返し継続制御が行なわれるたびに特定玉検出器9による入賞玉の検出が行なわれる。

【0028】

再び図1に戻り始動入賞について説明する。始動口5に打玉が入賞することを特に「特別図柄の始動入賞」という。これに対し通過スイッチ104を打玉が通過することを特に「普通図柄の始動入賞」という。まず特別図柄の始動入賞について説明する。始動口5に入賞した打玉は、遊技盤1の裏面に設けられた始動玉検出器6により検出される。始動口5に打玉が入賞したことをきっかけとして、可変表示装置24の表示部32において特別図柄の変動表示が開始される。この変動表示の停止時に特定の特別図柄の組合せが表示された場合に、可変入賞球装置4が遊技者にとって有利な第1の状態となる。特別図柄の変動表示が行なわれている間、および特別図柄の変動表示の結果に基づいて可変入賞球装置4が前記第1の状態となっている間に、始動口5に打玉が入賞すれば、その始動入賞が記憶される。これを始動記憶という。始動記憶の個数は、始動記憶LED33の点灯により遊技者に報知される。始動記憶の上限は4個に定められている。始動記憶がある場合には、表示部32における特別図柄の変動表示が停止した後、または可変入賞球装置4の第1の状態が終了した後、再び、表示部32における特別図柄の変動表示が開始される。また、始動記憶の状態に応じて特別図柄の表示変動開始から表示変動終了までの可変表示制御時間が短縮される。可変表示制御時間の短縮が行なわれるのは以下の理由による。始動入賞記憶数が上限値に至っている場合には、それ以上始動入賞しても、その入賞は記憶されずに無効となる。このような状態のときには、遊技者は、打玉が無駄にならないように打球操作ハンドルの操作を止めること(以下、これを「止め打ち」と言う)が多い。遊技者が止め打ちしているときには、パチンコ遊技機におけるパチンコ玉の消費が停止するので、パチンコ遊技機の稼働率が低下することになる。このような不具合を防止するために

、可変表示制御時間の短縮が行なわれる。可変表示制御時間が短縮されることにより、単位時間当りの特別図柄の表示変動回数が増え、始動記憶の上限を超過することによって無効となる始動入賞の個数を減少させることができる。これにより、遊技者が止め打ちすることが少なくなる。したがって、パチンコ遊技機の稼働率の低下が防止でき、遊技場にとっての経営上の不都合が極力発生しないようにすることができる。可変表示制御時間が短縮される条件、および短縮される可変表示制御時間は、確率変動時と通常時とで異なる。

【 0 0 2 9 】

通常時には、始動記憶が4つある場合、可変表示制御時間の短縮が行なわれる。一方、確率変動時には、始動記憶が2つ以上ある場合、短縮が行なわれる。また、短縮後の可変表示制御時間は、通常時に比較して確率変動時の方がより短く設定されている。通常時と確率変動時とでこのような差を設けたのは、以下の理由による。確率変動時は、打玉が始動口5へ入賞する確率が高いために、打玉の入賞タイミングの間隔が短くなり、始動記憶数が比較的早いテンポでカウントアップされる。したがって、始動記憶数が上限値(4個)に至るのを待って短縮を行なった場合、可変表示制御時間が短縮されている最中にも次々に打玉の始動入賞する可能性が高い。可変表示制御時間が短縮されている最中に始動入賞するこれらの打玉が無効となるのを極力防止するために、始動記憶数が上限値未満の数、たとえば2個以上であれば、可変表示制御時間を短縮するように構成し、かつ、短縮後の可変表示制御時間も確率変動時は通常時に比較してより短く設定している。

【 0 0 3 0 】

次に普通図柄の始動入賞について説明する。打玉が通過スイッチ104を通過することに基づいて、可変表示装置24の普通図柄表示部100において普通図柄の変動表示が開始される。この変動表示の停止時に予め定められた特定の図柄となった場合に当りが発生する。当りが発生することに伴い開成翼片102が所定時間開成する。開成翼片102の開成中は、開成していない場合に比べて打玉が始動口5に入賞しやすくなる。したがって、表示部32における特別図柄の変動機会が増え、可変入賞球装置4が遊技者にとって有利な第1の状態となる可能性が高まる。普通図柄の変動表示が行なわれている間に、打玉が通過スイッチ104を通過すれば、その始動入賞が記憶される。この始動記憶を前記始動口5に対する打玉の始動入賞と特に区別する場合に「普通図柄の入賞記憶」という。普通図柄の入賞記憶の個数は、始動記憶LED101の点灯により遊技者に報知される。入賞記憶がある場合には、普通図柄表示部100における普通図柄の変動表示が停止した後、再び、普通図柄表示部100における普通図柄の表示変動が開始される。また、普通図柄の表示変動開始から表示変動終了までの可変表示制御時間は遊技状態に応じて短縮される。短縮が行なわれるのは確率変動が発生している場合である。可変表示制御時間が短縮されることにより、単位時間当りの普通図柄の表示変動回数が増える。これにより、始動記憶の上限を超過することにより無効となる始動入賞の個数を減少させることができる。

【 0 0 3 1 】

可変表示装置24について説明する。可変表示装置24は、所定の図柄を表示させることのできる普通図柄表示部100と、表示部32などから構成されている。普通図柄表示部100は、LED表示器である。表示部32は、LCD表示器の画像表示画面である。

【 0 0 3 2 】

表示部32にはさまざまな画像が表示される。たとえば、特別図柄停止時のデモンストレーション画面には、画面の上部に背景となる2つの建物およびその左右に2つの山が表示され、画面の下部には、2つの建物に続く道路が表示される。

【 0 0 3 3 】

可変表示装置24の外周部には、飾りLED27と、飾りLED28a、28bと、飾りLED29と、飾りLED30と、飾りLED31とが設けられている。飾りLED28aには「WINNER」の文字が表示され、飾りLED28bには「CRUSH」が表示される。飾りLED28aおよび28bは、たとえば、飾りLED28aが点灯した場

合には、次に、飾りLED 28bが点灯するまで、特定遊技状態において遊技者が獲得した景品玉を使用し、継続して遊技を行なうことを遊技場側が許可するというサービスを行なうか否かを決定する場合などに使用される。

【0034】

表示部32の上部には、さらに始動記憶LED 33および101が設けられている。前述のように始動記憶の個数は上限が4個に定められており、始動口5または通過スイッチ104における打玉の検出に基づく始動記憶の個数に応じて始動記憶LED 33または101がそれぞれ点灯し、遊技者に報知される。

【0035】

次に、本実施の形態のパチンコ遊技機に用いられる制御回路について説明する。図5および図6は、図1に示すパチンコ遊技機の制御回路の構成を示すブロック図である。本実施の形態では、以下に説明する制御回路によりパチンコ遊技機を所定の順序で制御する。

【0036】

図5および図6を参照して、制御回路は、基本回路46、入力回路47、LCD回路48、初期リセット回路49、定期リセット回路50、アドレスデコード回路51、LED回路52、ソレノイド回路53、音声合成回路54、音量増幅回路55、情報出力回路56、ランプ回路57、電源回路58、LCD表示装置35、普通図柄表示部(LED表示器)100を含む。

【0037】

基本回路46は、制御用プログラムに従ってパチンコ遊技機の各種機器を制御する。メイン基本回路46の内部には、制御用プログラムなどを記憶しているROM(Read Only Memory)と、その制御用プログラムに従って制御動作を行なうためのCPU(Central Processing Unit)と、CPUのワーク用メモリとして機能するRAM(Random Access Memory)と、I/O(Input/Output)ポートと、クロック発生回路とが設けられている。本実施の形態では、特にCPUを半導体チップで構成したMPU(Microprocessors Unit)で構成している。なお、基本回路46の内部構成については詳細な図示を省略する。

【0038】

入力回路47は、始動口5に入賞した打玉を検出するための始動玉検出器6と、可変入賞球装置4の大入賞口に入賞した打玉を検出するための入賞玉検出器10と、大入賞口の所定の領域に設けられた特定領域に入賞した打玉を検出するための特定玉検出器9と、打玉の通過を検出する通過スイッチ104と接続される。入力回路47は、各検出器から出力される検出信号を基本回路46へ送信する。

【0039】

また、入力回路47は、打玉の入賞に応じて払出す賞球個数の制御を行なう賞球個数制御基板(図示省略)より、当り玉信号A、Bを受信する。当り玉信号Aがオンになれば払出すべき賞球数が17個であることを意味し、当り玉信号Bがオンになれば払出すべき賞球数が5個であることを意味する。なお、当り玉信号コモンは共通信号である。

【0040】

LCD回路48は、基本回路46から出力される制御信号に従って、可変表示装置24に含まれるLCD表示装置35を駆動制御するための回路である。LCD回路48からLCD表示装置35に送信される信号の中には、コマンド信号としてのCD0~CD7と、初期化信号であるINTとが含まれる。さらに、LCD回路48とLCD表示装置35とを接続する信号線には、電源供給のための+13V線と、+5V線と、-8V線と、-20V線と、グランド信号線であるGND線とがある。

【0041】

LCD表示装置35には、LCD回路48から出力されるコマンド信号CD0~CD7を受信し、受信したコマンドに応答した画像データを生成するための制御を行なうCPU(図示省略)と、該CPUが受信した前記コマンドに対応する画像データを指定し該CP

10

20

30

40

50

Uの動作を制御するための制御用プログラムが記憶されているROM(図示省略)、前記CPUが前記ROMのプログラムに基づいて指定した画像データを生成するVDP(Video Display Processor)などから構成されるLCDコントロール回路と、前記VDPにより生成された画像を表示するためのLCD表示部が含まれている。

【0042】

LED回路52には、始動記憶LED33、飾りLED28a、28b、飾りLED27、飾りLED29、飾りLED31、飾りLED30、V表示LED20、普通図柄表示部(LED表示器)100、始動記憶LED101、および飾りLED12と接続される。LED回路52は、基本回路46から出力される制御信号に応じて、上記各LEDの点灯状態を制御する。

10

【0043】

ソレノイド回路53は、可変入賞球装置4の開閉板7および開成翼片108をそれぞれ駆動するためのソレノイド8およびソレノイド103を制御するための回路である。ソレノイド回路53は、基本回路46から出力される制御信号にตอบสนองして、所定のタイミングでソレノイド8またはソレノイド103を作動させる。

【0044】

ランプ回路57は、サイドランプ19、レール飾りランプ22、風車ランプ15、および袖ランプ18と接続される。ランプ回路57は、基本回路46から出力される制御信号に応じて、上記各ランプの点灯状態を制御する。

20

【0045】

またランプ回路57は、枠ランプ(図示省略)の点灯状態を制御する装飾用基板(図示省略)へランプ制御データD0~D3を送信する。ランプ制御データD0~D3は、枠ランプの点灯状態を制御するためのデータであり、大当たり時、あるいは確率変動時などにおける枠ランプの点灯状態を指定する。

【0046】

初期リセット回路49は、電源投入時に基本回路46をリセットするための回路である。初期リセット回路49から送られてきた初期リセットパルスにตอบสนองして、基本回路46は、パチンコ遊技機を初期化する。

【0047】

定期リセット回路50は、基本回路46に対し、定期的(たとえば2msecごと)にリセットパルスを与え、所定のゲーム制御用プログラムを先頭から繰返し実行させるための回路である。

30

【0048】

アドレスデコード回路51は、基本回路46から送られてきたアドレス信号を解読(デコード)し、基本回路46の内部に含まれるROM、RAM、I/Oポートなどのいずれか1つを選択するための信号を出力する回路である。

【0049】

賞球個数信号出力回路105は、基本回路46から出力される信号にตอบสนองして賞球個数信号を賞球払出制御基板(図示省略)に送信するための回路である。賞球個数信号出力回路105は、賞球払出制御基板(図示省略)へ賞球個数信号0~3を組合せて送信することで賞球個数を通知している。具体的には、賞球個数信号0がオンのときには払出賞球が1個、賞球個数信号1がオンのときには払出す賞球が2個、賞球個数2がオンのときには払出す賞球が4個、賞球個数信号3がオンのときには払出す賞球が8個であることを表わす。したがって、払出すべき賞球数が5個の場合には、賞球個数信号0がオン、賞球個数信号1がオフ、賞球個数信号2がオン、賞球個数信号3がオフとなる。これらの賞球個数信号0~3の組合せを受信することで賞球払出制御基板(図示省略)は、払出賞球個数が5個であることを認識できる。払出すべき賞球個数を賞球個数信号の組合せにより賞球払出制御基板に通知できるので、入賞球に基づいて払出すべき賞球個数の設計変更が容易に行なえる。なお、賞球個数信号コモンは共通信号である。

40

50

【 0 0 5 0 】

音声合成回路 5 4 は、基本回路 4 6 から出力される音声発生指令信号に応答して、効果音データを作成し、作成した効果音データを音量増幅回路 5 5 へ出力する。音量増幅回路 5 5 は、与えられた効果音データを所定のレベルに増幅して、スピーカ（図示省略）に送る。この結果、スピーカから所定の効果音が発生される。

【 0 0 5 1 】

情報出力回路 5 6 は、基本回路 4 6 から与えられるデータ信号に基づいて、可変表示装置 2 4 の表示部 3 2 の変動表示による、大当りの発生に関する情報を示すための大当り情報と、確率変動の発生情報を示すための確率変動情報と、特別図柄または普通図柄の可変表示制御時間の短縮が行なわれていることなどを示すための短縮変動情報と、始動口 5 への打玉の入賞個数のうち、実際に表示部 3 2 における図柄の変動表示の始動に使用された個数などを示すための有効始動情報などをホストコンピュータであるホール用管理コンピュータなどに対して出力するための回路である。

10

【 0 0 5 2 】

電源回路 5 8 は、AC 2 4 V の交流電源に接続され、+ 3 0 V、+ 2 1 V、+ 1 2 V、+ 5 V、+ 1 3 V、- 8 V、- 2 0 V の複数種類の直流電圧を各回路に供給するための回路である。電源回路 5 8 から発生する + 1 3 V、+ 8 V、および - 2 0 V の直流電圧は LCD 表示装置 3 5 へ出力される。

【 0 0 5 3 】

図 7 は、本実施の形態のパチンコ遊技機において特別図柄の表示制御用に用いられるランダムカウンタの種類とその内容を示す説明図である。図 7 に示すランダムカウンタは、可変表示装置 2 4 における特別図柄の変動表示の制御に用いられる乱数をカウントするカウンタである。本実施の形態では、WCRND 1、WCRND__L、WCRND__C、WCRND__R、WCRND__ACT の 5 種類のランダムカウンタが用いられている。これらのランダムカウンタの値がパチンコ遊技中の所定タイミングで読出され、その値に基づいて可変表示装置 2 4 の変動表示動作が制御される。ランダムカウンタのカウント値の読出処理は、基本回路 4 6（図 5 参照）の内部に備えられた CPU が制御用 ROM の制御用プログラムに従って実行する。

20

【 0 0 5 4 】

WCRND 1 は、可変表示装置 2 4 における特別図柄の変動表示の結果、大当りを発生されるか否かを事前に決定するためのランダムカウンタである。大当りを発生させるか否かを事前に決定する手順は、後述する図 8 に示す。WCRND 1 は、0 ~ 3 7 0 の範囲で、0 . 0 0 2 秒ごとに 1 つずつカウントアップする。なお、0 . 0 0 2 秒とは、基本回路 4 6 において、定期リセット回路 5 0 から出力された定期リセット信号に応答して制御用プログラムが繰返し実行される間隔である。

30

【 0 0 5 5 】

WCRND__L、WCRND__C、WCRND__R は、可変表示装置 2 4 の特別図柄の変動表示の結果、大当り以外とすることが事前に決定された場合に、左側、中央、右側の特別図柄表示領域のそれぞれにおいて停止表示させる特別図柄の種類を決定するためのランダムカウンタである。WCRND__L、WCRND__C、WCRND__R のカウント範囲は、0 ~ 1 4 である。WCRND__L は、0 . 0 0 2 秒ごとに 1 つずつカウントアップする。WCRND__C は、割込処理の余り時間に実行され、所定のタイミングで 1 つずつカウントアップする。WCRND__R は、WCRND__C の桁上げのとき 1 つずつカウントアップする。

40

【 0 0 5 6 】

WCRND__ACT は、複数リーチ動作の中から所定のリーチ動作を指定するためのリーチ動作指定数を決定するためのランダムカウンタである。「リーチ」とは、左、中央、右側の特別図柄表示領域において、同一種類の当り図柄が 2 個揃って停止表示され、さらに、1 個の同一種類の特別図柄が停止表示されれば大当りが発生する状態をいう。この WCRND__ACT により決定されるリーチの種類は 6 通りである。この 6 種類のリーチの

50

中には、最終的に大当りの組合せとなる場合の手順も含まれる。WCRND__ACTは、0～127の範囲で、割込処理の余り時間において所定のタイミングで1つつカウントアップされる。リーチの種類が6通りであるのに対して、WCRND__ACTのカウント範囲が0～127なので、リーチの種類に応じて発生確率を変化させることができる。すなわち、たとえば1つのリーチが発生するカウント範囲を他のリーチが発生するカウント範囲より大きく設定すればそのリーチの発生確率を高くすることができるし、小さく設定すれば発生確率を低くすることができる。

【0057】

図8は、ランダムカウンタの値により大当りを発生させるか否かを事前に設定するための制御を示すフローチャートである。同図を参照して、可変表示装置24における特別図柄の変動表示の結果を大当たりとするかまたは大当たり以外とするかを事前に決定し、さらに、左側、中央、右側の特別図柄表示領域のそれぞれにおいて停止表示させる特別図柄の種類を決定するための手順について説明する。

【0058】

大当たりとするかまたは大当たり以外とするかは、WCRND1の値を判別することにより決定される。大当たりとなるWCRND1の値の範囲は、確率変動時と確率変動時以外の通常時とで異なる。確率変動時以外の通常時には、WCRND1の値が、「3」であれば大当たりとし、「3」以外であれば大当たり以外とすることが事前に決定される。確率変動時には、WCRND1の値が、「3」、「67」、「173」、「251」、「331」であれば大当たりとし、それ以外の値であれば大当たり以外とすることが事前に決定される。大当たりとすることが決定された場合は、引続いてWCRND__Lの値を判定することにより、大当りを発生させるための特別図柄の種類が決定される。一方、大当たり以外とすることが決定された場合は、引続いて、WCRND__L、WCRND__C、WCRND__Rの各値が判別されることにより、左側、中央、右側の特別図柄表示領域において停止表示させる図柄（以下「停止図柄」という）の種類がそれぞれ決定される。なお、大当たり以外とする場合に、WCRND__L、WCRND__C、WCRND__Rの各値に基づいて決定された特別図柄の組合せ配列が偶然、大当たりとなる特別図柄の組合せとなる場合は、WCRND__Cの値から「1」を減算し、強制的にはずれとなる特別図柄の組合せ配列で停止表示するように調整する。

【0059】

図9は、左側、中央、右側の特別図柄表示領域において表示される停止図柄と各カウンタの値との対応関係を示す説明図である。停止図柄は、「0」～「9」の10種類の数字図柄と、「X」、「F」、「G」、「P」、「R」の5種類のアルファベット図柄を含む。WCRND__C、WCRND__Rの値「0」がアルファベット図柄の「X」に対応する。以下同様に、値「1」が数字図柄「0」に対応して、値「2」～「9」がそれぞれ数字図柄「2」～「9」に対応し、値「10」がアルファベット図柄「F」に対応し、値「11」が数字図柄「1」に対応し、「12」がアルファベット図柄「G」に対応し、値「13」がアルファベット図柄「P」に対応し、「14」がアルファベット図柄「R」に対応する。WCRND__Lの値と停止図柄との対応関係は、WCRND__CおよびWCRND__Rの値と停止図柄との対応関係と多少異なっている。WCRND__Lの値「0」がアルファベット図柄の「X」に対応し、以下同様に、値「1」が数字図柄「0」に対応し、値「2」がアルファベット図柄「G」に対応し、値「3」が数字図柄「3」に対応し、値「4」が数字図柄「4」に対応し、値「5」が数字図柄「5」に対応し、値「6」が数字図柄「7」に対応し、値「7」が数字図柄「6」に対応し、値「8」が数字図柄「1」に対応し、値「9」が数字図柄「8」に対応し、値「10」がアルファベット図柄「R」に対応し、値「11」が数字図柄「9」に対応し、値「12」がアルファベット図柄「F」に対応し、値「13」がアルファベット図柄「Z」に対応し、値「14」がアルファベット図柄「P」に対応する。

【0060】

上記15種類の停止図柄が表示部32の特別図柄表示領域において変動表示され、その

変動表示の結果、左側、中央、右側の停止図柄がすべて同一種類の図柄であれば大当たりが発生する。

【 0 0 6 1 】

次に図 1 0 を参照して、表示部 3 2 における特別図柄の変動表示の制御について説明する。図 1 0 は、特別図柄の変動状態の種類を示す説明図である。特別図柄の変動状態には、A ~ K の 1 6 種類の変動状態がある。変動状態 A では、一定の速度で特別図柄が変動表示される。具体的には、1 6 . 7 m s 間に 1 図柄が変動する。変動状態 B では、徐々に減速して最終的に変動を停止させる。この変動状態 B では、3 図柄分の変動が行なわれる。変動状態 C では、徐々に特別図柄を減速する。変動状態 C では、3 図柄分の変動が行なわれる。変動状態 D では一定速度で特別図柄が変動される。具体的には 3 3 3 . 3 m s 間に 1 図柄が変動し、1 周期は 5 . 0 0 0 秒となる。変動状態 E では、徐々に減速して最終的に特別図柄を停止させる。変動状態 E では、1 図柄分の変動が行なわれる。変動状態 F では、徐々に減速して最終的に特別図柄を停止させる。変動状態 F では、1 図柄分の変動が行なわれる。変動状態 G では、徐々に特別図柄を減速させる。変動状態 G では、1 図柄分の変動が行なわれる。変動状態 H では、徐々に加速減速して特別図柄を最終的に停止させる。変動状態 I では、徐々に減速して特別図柄を最終的に停止させる。変動状態 J では、徐々に加速・減速させる。変動状態 J では 4 . 8 7 5 図柄分の変動が行なわれる。変動状態 K では、逆転して、徐々に減速して特別図柄を最終的に停止させる。

【 0 0 6 2 】

図 1 1 および図 1 2 は、リーチ以外またはリーチではずれするとき（以下、「はずれ時」という）における特別図柄の変動表示の制御手順を示すタイミングチャートである。なお、以下に示す各タイミングチャートの時間管理用のデータは、基本回路 4 6 の R A M の時間テーブルに記憶されている。図 1 1 を参照して、始動口 5（図 1 参照）に打玉が入賞すると、その入賞玉が始動玉検出器 6（図 1 参照）により検出される。その検出パルスが立上がるタイミングで、基本回路 4 6（図 6 参照）の C P U により、W C R N D 1 および W C R N D _ L の値がそれぞれ抽出され、R A M に格納される。

【 0 0 6 3 】

続いて、C P U は、始動口 5 への打玉の入賞が検出されてから 0 . 0 0 2 秒後に、検出パルス立下がりのタイミングで、R A M に格納されている W C R N D 1 の値を読み出し、読み出した値に基づいて、変動表示の結果を大当たりとするか否かを事前に決定する。大当たりとするか否かを事前に決定する処理は、図 8 に示した手順で行なう。W C R N D 1 の値の読み出しと判定処理を行なった後、この場合ははずれ時なので、C P U は、W C R N D _ C、および W C R N D _ R の値を抽出する。さらに、抽出した W C R N D _ C、W C R N D _ R、および事前に抽出している W C R N D _ L の値によりリーチが成立したとき、W C R N D _ A C T の値を抽出する。

【 0 0 6 4 】

はずれ時において、左側、中央、右側の停止図柄の変動表示の具体的な手順は以下のとおりである。基本回路 4 6 は、C P U による決定結果に基づいて L C D 回路 4 8 に制御指令を送り、L C D 回路 4 8 は、この制御指令に基づいて表示制御信号を L C D 表示装置 3 5 へ出力する。この結果、表示部 3 2 において始動口 5 への打玉の入賞が検出されてから 0 . 0 0 4 秒が経過した時点で、左側、中央、右側の特別図柄表示領域において特別図柄の変動表示が開始される。

【 0 0 6 5 】

左側の特別図柄表示領域では、前述した特別図柄の可変表示制御時間を短縮させる短縮条件が成立していない場合、変動を開始してから 4 . 6 0 0 秒間は変動状態 A の表示制御より一定の速度で特別図柄が変動する。一方、短縮条件が成立している場合、通常時ではこの時間が 3 . 1 0 0 秒に短縮され、確率変動時には 1 . 0 0 0 秒に短縮される。変動状態 A の変動表示が終了した時点で、W C R N D _ L の値により事前に決定された停止図柄（以下「予定停止図柄」という）の図柄配列における 3 図柄分手前の図柄が停止位置にセットされ、その後、変動状態 B の表示制御が行なわれる。変動状態 B の表示制御は、1 .

250秒間行なわれ、その間に3図柄分の変動が行なわれて、最終的に予定停止図柄が停止表示される。

【0066】

右側の特別図柄表示領域では、短縮条件が成立していない場合、変動を開始してから5.850秒間は変動状態Aの表示制御により一定の速度で特別図柄が変動する。一方、短縮条件が成立している場合、通常時では、この時間が4.350秒に短縮され、確率変動時には2.250秒に短縮される。変動状態Aの変動表示が終了した時点で、WC RND—Rの値により事前に決定された停止図柄の図柄配列における3図柄分手前の図柄が停止位置にセットされ、その後、変動状態Bの表示制御が行なわれる。変動状態Bの表示制御は、1.250秒間行なわれ、その間に3図柄分の変動が行なわれて、最終的に予定停止図柄が停止表示される。

10

【0067】

次に、中央の特別図柄表示領域における中図柄の変動について説明する。中図柄の変動は、リーチを成立させないとき（リーチ以外）と、リーチを成立させるときとで表示制御の手順を異ならせている。さらに、リーチを成立させるときには、リーチ1～リーチ6の6種類のリーチ態様の中から後述する所定の条件に従って選択されたいずれかのリーチ態様となるように特別図柄の変動が表示される。

【0068】

まずリーチ以外の場合について説明する。リーチ以外のときは、短縮条件が成立していない場合、変動を開始してから7.100秒間は変動状態Aの表示制御により一定の速度で図柄が変動する。一方、短縮条件が成立している場合、通常時ではこの時間が5.600秒に短縮され、確率変動時には3.500秒に短縮される。変動状態Aの変動表示が終了した後、0.850秒間変動状態Bの表示制御により図柄が変動し、停止する。変動状態Bでは、左側および右側の変動表示と同様に、予定停止図柄の3図柄分手前の図柄が停止位置にセットされ、その後、その3図柄分を変動させて、最終的に、予定停止図柄が停止表示される。

20

【0069】

次に、図12を参照して、リーチを成立させるときの中図柄の変動について説明する。はずれ時のリーチ動作としては、リーチ1～リーチ6の6種類のリーチ態様がある。リーチ態様の選択については図33～図35を用いて後述する。

30

【0070】

まず、リーチ1について説明する。リーチ1では、短縮条件が成立していない場合、特別図柄の変動が開始されてから7.100秒間は変動状態Aの表示制御により一定の速度で特別図柄が変動される。一方、短縮条件が成立している場合、通常時ではこの時間が5.690秒に短縮される。確率変動時において短縮条件が成立している場合は、リーチは成立しない。なお、短縮条件が成立している場合においてスピンの生じる場合には、この時間が7.790秒となる。変動状態Aによる変動表示が行なわれた後、リーチ図柄の4図柄分手前の図柄が停止位置にセットされる。その後、変動状態Cの変動表示が5.664～10.340秒間行なわれ、17～31図柄分の変動が行なわれる。次に、変動状態Eの表示制御が1.184秒間行なわれ、1図柄分の変動が行なわれた後、最終的に予定停止図柄が停止表示される。

40

【0071】

次に、リーチ2およびリーチ3について説明する。リーチ2およびリーチ3は、表示部32上での表示状態は異なるが、表示制御のタイミングは同一であるため、同一のタイミングに表示状態が制御されている。この結果、基本回路46内の時間管理用のデータ（時間テーブル）の容量を削減することができ、より記憶容量の小さいRAMを用いることができ、コストを削減することが可能となる。リーチ2およびリーチ3では、短縮条件が成立していない場合、特別図柄の変動が開始されてから7.100秒は変動状態Aの表示制御が行なわれる。一方、通常時において短縮条件が成立している場合、この時間が5.690秒に短縮される。変動状態Aの変動表示が行われた後、リーチ図柄の4図柄手前の図

50

柄がセットされ、0.420秒間は変動状態Cの表示制御により3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が14.675～15.340秒間行なわれ、44～46図柄分の変動が行なわれる。次に、変動状態Eの表示制御が1.184秒間行なわれ、その間1図柄分の変動が行なわれた後最終的に、事前に決定された停止図柄が停止表示される。

【0072】

次に、リーチ4について説明する。リーチ4では、短縮条件が成立していない場合、特別図柄の変動が開始されてから7.100秒間、変動状態Aの表示制御が行なわれる。一方、通常時において短縮条件が成立している場合、この時間は5.690秒に短縮される。なお、短縮条件が成立していない場合においてスピンの指定されている場合はこの時間が7.790秒となる。変動状態Aの変動表示が行なわれた後、リーチ図柄の4図柄手前の図柄がセットされ変動状態Cの表示制御が0.420秒間行なわれ、3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が14.672秒間行なわれ、44図柄分の変動が行なわれる。次に、変動状態Fの表示制御が2.660秒間行なわれ、1図柄分の変動表示が行なわれた後、最終的に事前に決定された停止図柄停止表示される。

【0073】

次に、リーチ5について説明する。リーチ5では、短縮条件が成立していない場合、図柄の変動が開始されてから7.100秒間は変動状態Aの表示制御が行なわれる。一方、通常時において短縮条件が成立している場合、この時間は5.690秒に短縮される。また、短縮条件が成立していない場合においてスピンの指定されている場合この時間は、7.790秒となる。変動状態Aの変動表示が行なわれた後、リーチ図柄の4図柄分手前の図柄がセットされ変動状態Cの表示制御が0.420秒間行なわれ、3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が13.670秒間行なわれ、41図柄分の変動が行なわれる。次に、変動状態Gの表示制御が0.384秒間行なわれ、1図柄分の変動が行なわれる。次に、変動状態Hの表示制御が2.354～3.390秒間行なわれ、3～5図柄分の変動が行なわれた後最終的に事前に決定された停止図柄停止表示される。

【0074】

図13および図14は、大当りを発生させるとき（以下、「大当たり時」という）における特別図柄の変動表示の制御手順を示すタイミングチャートである。始動口5に打玉が入賞し、その検出パルスが立上がるタイミングで、基本回路46のCPUにより、WCRND1およびWCRND2にそれぞれの値が抽出され、RAMに格納される。

【0075】

続いて、CPUは、始動入賞が検出されてから0.002秒後に、検出パルスの立下りのタイミングでRAMに格納されているWCRND1の値を読み出して、大当たりとすることが否かを事前に決定する。本タイミングチャートの場合、大当たりとなるWCRND1の値の範囲が確率変動時と通常時とで異なる。通常時の場合、WCRND1の値が「7」であれば大当たりとすることが事前に決定される。確率変動時の場合は、WCRND1の値が「3」、「67」、「173」、「251」、「331」のいずれかの値であれば、大当たりとすることが事前に決定される。大当たりとする場合、CPUは引続いて、WCRND__ACTの値を抽出する。

【0076】

次に、大当たり時における左側、中央、右側のそれぞれの特別図柄表示領域で行なわれる変動表示の具体的手順について説明する。左図柄および右図柄の変動表示の制御手順は、はずれ時と同様の制御手順を経た後、WCRND__Lの値により事前に決定された大当たり図柄が停止表示される。大当たり時の中図柄の変動は、はずれ時と同様、リーチを成立させないときとリーチを成立させるときとで表示制御の手順が異なる。リーチ以外の場合は、はずれ時と同様の制御手順を経た後、WCRND__Lの値により事前に決定された大当たり図柄で停止表示される。次に、リーチが成立している場合の中図柄の変動について図14を参照してリーチの種類ごとに以下に説明を行なう。

【0077】

まず、リーチ1について説明する。リーチ1では、短縮条件が成立していない場合、特別図柄の変動が開始されてから、すなわち、ホの時点から変動状態Aの表示制御が7.100秒間行なわれる。なお、後述する「スピン」の動作が指定されている場合は、この時間が9.290秒となる。一方、短縮条件が成立している場合、この時間が5.690秒に短縮される。なお、短縮条件成立時にスピンが指定されていた場合、その時間は7.790秒となる。変動状態Aの変動表示が行なわれた後、への時点でリーチ図柄の4図柄手前の図柄がセットされ、変動状態Cの表示制御が、0.420秒間行なわれ、3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が10.006秒間行なわれ、30図柄分の変動が行なわれる。次に、変動状態Eの表示制御が1.184秒間行なわれ、1図柄分の変動が行なわれた後、最終的に、大当たり図柄が停止表示される。

10

【0078】

次に、リーチ2およびリーチ3について説明する。大当たり時のリーチ2およびリーチ3も、はずれ時のリーチ2およびリーチ3と同様に、表示内容が異なるが変動時間は同じであるため、同一のタイミングにより表示状態が制御される。リーチ2およびリーチ3では、短縮条件が成立していない場合、特別図柄の変動が開始されてから、変動状態Aの表示制御が7.100秒間行なわれる。なお、スピンが指定されている場合はその時間が9.290秒となる。一方、短縮条件が成立している場合、この時間は5.690秒に短縮される。なお、短縮条件が成立している場合においてスピンが指定されている場合は7.790秒となる。変動状態Aの変動表示が行なわれた後、Aの時点でリーチ図柄の4図柄手前の図柄がセットされた後、変動状態Dの表示制御が15.006秒間行なわれ、45図柄分の変動が行なわれる。次に、変動状態Eの表示制御が1.184秒間行なわれ、1図柄分の変動が行なわれた後、最終的に大当たり図柄が停止表示される。

20

【0079】

次に、リーチ4について説明する。リーチ4では、短縮条件が成立していない場合、特別図柄の変動が開始されてから変動状態Aの表示制御が7.100秒間行なわれる。なお、スピンが指定されている場合はこの時間が9.290秒となる。一方、短縮条件が成立している場合、この時間が5.690秒に短縮される。なお、短縮条件が成立している場合においてスピンが指定されている場合は7.790秒となる。変動状態Aの変動表示が行なわれた後、ホの時点でリーチ図柄の4図柄手前の図柄がセットされた後、変動状態Cの変動表示が0.420秒間行なわれ、3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が13.670秒間行なわれ、41図柄分の変動が行なわれる。次に、変動状態Gの表示制御が0.384秒間行なわれ、1図柄分の変動が行なわれる。次に、変動状態Hの表示制御が2.354～3.390秒間行なわれ、3～5図柄分の変動が行なわれた後、最終的に大当たり図柄が停止表示される。

30

【0080】

次に、リーチ6について説明する。リーチ6では、短縮条件が成立していない場合、特別図柄の変動が開始されてから変動状態Aの表示制御が7.100秒間行なわれる。なお、スピンが指定されている場合は、この時間が9.290秒となる。一方、短縮条件が成立している場合、この時間が5.690秒に短縮される。なお、短縮条件が成立している場合においてスピンが指定されている場合、この時間は7.790秒となる。変動状態Aの変動表示の後、への時点でリーチ図柄の4図柄手前の図柄がセットされ、変動状態Cの表示制御が0.420秒間行なわれ、3図柄分の変動が行なわれる。次に、変動状態Dの表示制御が13.670秒間行なわれ、41図柄分の変動が行なわれる。次に、変動状態Gの表示制御が0.384秒間行なわれ、1図柄分の変動が行なわれる。次に、変動状態Jの表示制御が2.306秒間行なわれ、4.875図柄分の変動が行なわれる。次に、変動状態Kの表示制御が1.234秒間行なわれ、0.875図柄分の特別図柄が逆回転され、最終的に大当たり図柄が停止表示される。

40

【0081】

図15は、特別図柄の変動表示の終了と大入賞口となる開閉板7の開閉/閉鎖との時間的関係を示すタイミングチャートである。表示部32において特別図柄の変動表示が開始

50

され、左側の特別図柄が停止され、次いで右側の特別図柄が停止され、最後に中央の特別図柄が停止され、変動表示が終了した時点から 0 . 8 0 0 秒が経過した時点で、大当りが否かが、大当りが発生したときにセットされる当りフラグが確認されることにより判定される。大当りである場合には、W C R N D 1 と同じタイミングで抽出された W C R N D _ L の値が、確率変動図柄に対応しているか否かが判定される。停止図柄の組合せは、同一種類の図柄が 3 個揃った大当りとなっていれば、上記判定時から 7 . 3 0 0 秒が経過した時点で大入賞口が開放状態となる。大入賞口の開放状態は、2 9 . 5 秒が経過するか、または大入賞口内に 1 0 個の打玉が入賞するかいずれか早い方の条件が成立した時点で終了する。また、大入賞口が開放状態にあるとき、V 入賞があったときは、その回の開放状態が終了してから 2 . 0 0 0 秒が経過した時点で、再度大入賞口が開放状態となる。上記のように、連続作動有効時間を 2 . 0 0 0 秒間設けているのは、開閉板 7 が閉じる間際に入賞した打玉を救済するための時間を確保するためである。

10

【 0 0 8 2 】

図 1 6 は、大入賞口となる開閉板 7 の開放 / 閉鎖と、次の回の表示部 3 2 における特別図柄の変動表示の開始との時間的関係を示すタイミングチャートである。ある回の特定遊技状態が終了し、開放状態となっていた大入賞口が閉鎖状態となった時点で、始動記憶があった場合には、1 3 . 0 0 2 秒が経過した時点でその始動記憶に基づいた次の回の特別図柄の変動表示を行なうための処理が開始される。処理が開始されると、基本回路 4 6 の C P U により、W C R N D 1 の値および W C R N D _ L の値の読出しと判定が行なわれる。これらの処理は、図 1 0 および図 1 2 のタイミングチャートにおいて、始動口 5 への打玉の入賞の検出パルスの立下がりを検出して行なわれる処理と同様である。また、その後の特別図柄の変動表示の制御手順は、図 1 1 ~ 図 1 3 に示したとおりである。

20

【 0 0 8 3 】

図 1 7 は、ある回の特別図柄の変動表示の終了と次の回の特別図柄の変動表示の開始との時間的関係を示すタイミングチャートである。ある回の特別図柄の変動表示が開始され、左側の特別図柄が停止され、続いて右側の特別図柄が停止され、最後に中央の特別図柄が停止されて変動表示が終了した後、0 . 8 0 0 秒が経過した時点で、上記同様に読出しと判定がなされる。停止図柄の組合せは、同一種類の図柄が 3 つ揃っていない大当り以外となっていれば、始動記憶があるか否かが判定され、始動記憶があった場合には、判定処理の時点から 0 . 0 0 2 秒が経過時点でその始動記憶に基づいた次の回の変動表示を行なうための処理が開始される。処理が開始されると、基本回路 4 6 の C P U により、W C R N D 1 の値および W C R N D _ L の値の読出しと判定が行なわれる。上記の処理は、図 1 1 および図 1 3 に示したタイミングチャートにおける始動口 5 への打玉の入賞の検出パルスが立下がるタイミングで行なわれる処理に対応するものであり、続いて行なわれる特別図柄の変動表示の制御手順は、図 1 1 ~ 図 1 4 に示したとおりである。

30

【 0 0 8 4 】

次に、普通図柄表示部 1 0 0 の表示制御について説明する。図 1 8 は、普通図柄の表示制御に用いられる乱数をカウントするランダムカウンタの種類とその内容を示す説明図である。本実施の形態では、W C R N D 2 および W C R N D _ F の 2 種類のランダムカウンタが用いられる。これらのランダムカウンタの値がパチンコ遊技中の所定のタイミングで読出され、その値に基づいて普通図柄表示部 1 0 0 の変動表示動作が制御される。ランダムカウンタのカウント値の読出処理は、基本回路 4 6 (図 5 参照) の内部に備えられた C P U が制御用 R O M の制御用プログラムに従って実行する。

40

【 0 0 8 5 】

W C R N D 2 は、普通図柄表示部 1 0 0 における普通図柄の変動表示の結果、当りを発生されるか否かを事前に決定するためのランダムカウンタである。当たりを発生させるか否かを事前に決定する手順は、後述する図 1 9 に示す。W C R N D 2 は、3 ~ 1 3 の範囲で、0 . 0 0 2 秒ごとに 1 ずつカウントアップする。なお、0 . 0 0 2 秒とは、基本回路 4 6 において、定期リセット回路 5 0 から出力された定期リセット信号に応答して制御用プログラムが繰返し実行される間隔である。

50

【 0 0 8 6 】

W C R N D _ F は、普通図柄表示部 1 0 0 の普通図柄の変動表示の結果、当り以外とすることが事前に決定された場合に、停止表示される普通図柄の種類を決定するためのランダムカウンタである。W C R N D _ F のカウンタ範囲は、0 ~ 5 であり、割込処理の余り時間に実行されることにより所定のタイミングで 1 ずつカウントアップする。

【 0 0 8 7 】

図 1 9 は、ランダムカウンタの値により当りを発生するか否かを事前に設定するための制御を示すフローチャートである。同図を参照して、普通図柄表示部 1 0 0 における普通図柄の変動表示の結果を当りとするか否かを事前に決定し、さらに停止表示される普通図柄の種類を決定するための手順について説明する。

10

【 0 0 8 8 】

当りとするか否かは、W C R N D 2 の値を判定することにより決定される。当りとなる W C R N D 2 の値の範囲は確率変動時と通常時とで異なる。通常時には、W C R N D 2 の値が、「 3 」であれば当りとし、確率変動時には、「 1 3 」を除くいずれかの値であれば当りとするが事前に決定される。当りとなることが決定された場合は、当り図柄が強制的に設定される。なお、当り図柄はアルファベット図柄「 F 」である。一方、当り以外とすることが決定された場合は、引続いて、割込処理余り時間に実行され、カウントアップされている W C R N D _ F の値を判定することにより、停止図柄が決定される。W C R N D _ F の値が偶然当りとなる普通図柄を指定する値となる場合は、強制的に停止図柄が数字図柄「 0 」に設定される。

20

【 0 0 8 9 】

図 2 0 は、普通図柄表示部 1 0 0 において表示される停止図柄と各カウンタの値との対応関係を示す説明図である。停止図柄は、「 0 」, 「 2 」, 「 4 」, 「 6 」, 「 8 」の 5 種類の数字図柄と、「 F 」の 1 種類のアルファベット図柄を含む。W C R N D _ F の値「 0 」が数字図柄の「 0 」に対応する。以下同様に、値「 1 」が数字図柄の「 2 」に対応し、値「 2 」が数字図柄「 4 」に対応し、値「 3 」が数字図柄「 6 」に対応し、値「 4 」が数字図柄「 8 」に対応し、値「 5 」がアルファベット図柄「 F 」に対応する。

【 0 0 9 0 】

上記 6 種類の停止図柄が普通図柄表示部 1 0 0 の普通図柄表示領域において変動表示され、その変動表示の結果が、「 F 」の図柄であれば当りが発生する。

30

【 0 0 9 1 】

図 2 1 は、普通図柄表示部 1 0 0 に表示される普通図柄の表示順序とその周期を説明するための説明図である。図 2 1 を参照して、普通図柄は、「 0 」, 「 2 」, 「 4 」, 「 6 」, 「 8 」, 「 F 」の順序を 1 周期として変動表示される。1 図柄の表示時間は、0 . 0 4 0 秒であり、1 周期は 0 . 2 4 0 秒となっている。普通図柄表示部 1 0 0 では、後述する普通図柄の可変表示制御時間の間はこの周期で普通図柄の変動表示がなされる。そして、所定の可変変動時間となる直前に変動して停止する停止図柄が、周期と関係のない前述した予め定められた図柄に置換えられることで、予定停止図柄で停止する。なお、1 図柄の表示時間が 0 . 0 4 0 秒という非常に短い時間に設定されているため、停止図柄が前述した周期に一致しない図柄であっても、遊技者に不自然な印象を与えることはない。

40

【 0 0 9 2 】

次に、図 2 2 を参照して、普通図柄表示部 1 0 0 における普通図柄の変動表示の制御について説明する。

【 0 0 9 3 】

図 2 2 は、普通図柄の変動表示の制御手順を示すタイミングチャートである。なお、以下に示すタイミングチャートの時間管理用のデータは、基本回路 4 6 R O M の時間テーブルに記憶されている。図 2 2 を参照して、通過スイッチ 1 0 4 (図 1 参照) のゲートを打玉が通過すると、その通過が通過スイッチ 1 0 4 により検出される。その検出パルスが立上がるタイミングで、基本回路 4 6 (図 5 参照) の C P U により、W C R N D 2 および W C R N D _ F の値が抽出され、R A M に格納される。

50

【 0 0 9 4 】

続いて、CPUは、通過スイッチ104のゲートを打玉が通過したことが検出されてから0.002秒後に、検出パルス立下がりのタイミングで、RAMに格納されているWC RND 2の値を読み出して読み出した値に基づいて、変動表示の結果を当りとするか否か事前に決定する。当りとするか否かを事前に決定する処理は、図19に示した手順で行なう。WC RND 2の値の読み出しと判定処理を行ない、当り時には、CPUは停止図柄を「F」にセットする。またはずれ時には、WC RND __ Fの値を読み出して、読み出したWC RND __ Fの値に基づいて停止図柄をセットする。なお、読み出したWC RND __ Fの値が偶然当り図柄である「F」を指定する場合は、停止図柄を強制的に「0」にセットする。停止図柄の変動表示の具体的な手順は以下のとおりである。基本回路46はCPUによる決定結果に基づいてLED回路50に制御指令を送り、LED回路50は、この制御指令に基づいて表示制御信号を普通図柄表示部100へ出力する。その結果、普通図柄表示部100において、通過スイッチ104のゲートを打玉が通過したことが検出されてから0.004秒が経過した時点で普通図柄の変動表示が開始される。普通図柄変動開始後、通常時においては29.000秒経過後に、確率変動時は5.000秒経過後に予定停止図柄が停止表示される。

10

【 0 0 9 5 】

図23は、普通図柄の変動表示の終了と始動口5の近傍に設けられた開成翼片102の開成/閉成との時間的関係を示すタイミングチャートである。タイミングチャートは、確率変動時と、通常時とで異なっている。まず、図23上段に示した通常時より説明を行なう。普通図柄表示部100において普通図柄の変動表示が開始された後、変動表示が終了した時点で、当りか否かが、当りが発生したときにセットされる普通図柄プロセスフラグが確認されることにより判定される。停止図柄が当りとなっていれば、上記判定時から0.500秒が経過した時点で開成翼片102が開成状態となる。開成翼片102の開成状態は、0.500秒が経過した時点で終了する。開成時に普通図柄の始動記憶があった場合には、普通図柄の停止から1.002秒が経過した時点でその始動記憶に基づいた次の回の普通図柄の変動表示を行なうための処理が開始される。処理が開始されると、基本回路46のCPUにより、WC RND 2の値の読み出しと判定が行なわれる。これらの処理は、図22のタイミングチャートにおいて、通過スイッチ104のゲートを打玉が通過したことにより検出される検出パルスの立下がりにより行なわれる処理と同様である。また、その後の普通図柄の変動表示の制御手順は、図22に示したとおりである。次に確率変動時におけるタイミングチャートについて説明を行なう。確率変動時には、普通図柄表示部100において普通図柄の変動表示が開始された後、変動表示が終了した時点で当りか否かが通常時と同様に判定される。停止図柄が当りとなっていれば、上記判定時から0.500秒が経過した時点で開成翼片102が開成状態となる。開成翼片の開成状態は、開成開始から2.900秒が経過した時点で一旦終了し、終了した時点から2.000秒が経過したとき再度開成状態となり、開成状態となった時点から2.900秒が経過した時点でその開成状態が終了する。また、開成時に普通図柄の始動記憶があった場合には、普通図柄の変動停止から8.302秒が経過した時点で、その始動記憶に基づいた次の回の普通図柄の変動表示を行なうための処理が開始される。処理が開始されると、通常時の場合と同様に、基本回路46のCPUにより、WC RND 2の値の読み出しと判定が行なわれる。

20

30

40

【 0 0 9 6 】

図24は、ある回の普通図柄の変動表示の終了と次の回の普通図柄の変動表示の開始との時間的関係を示すフローチャートである。ある回の普通図柄の変動表示が開始し、変動表示が停止した時点で、前述同様にして当りか否かが判定される。当りでない場合には、普通図柄の変動停止から1.000秒が経過した時点で始動記憶があるか否かが判定される。始動記憶がある場合には、判定から0.002秒が経過した時点、つまり普通図柄の変動停止から1.002秒が経過した時点で、その始動記憶に基づいた変動表示を行なうための処理が開始される。処理が開始されると、基本回路46のCPUにより、WC RND

50

D 2 の値の読出と判定が行なわれる。処理開始後 0 . 0 0 2 秒が経過した時点、つまり普通図柄の変動停止から 1 . 0 0 4 秒が経過した時点で普通図柄の変動が開始する。

【 0 0 9 7 】

次に、飾り L E D 2 8 a および飾り L E D 2 8 b の表示制御について説明する。図 2 5 は、図柄の変動 / 停止と飾り L E D 2 8 a , 2 8 b の変動 / 停止との時間的關係を示すタイミングチャートである。図において、飾り L E D 2 8 a , 2 8 b を飾り L E D B として表わしている。表示部 3 2 において特別図柄の変動表示が開始され、左側の図柄が停止し、右側の図柄が停止し、最後に、中央の図柄が停止して変動状態が終了した時点から、0 . 8 0 0 秒が経過した時点で、大当りか否かが判定される。大当りの場合、後述する W C R N D _ K Z U の値が抽出され、同時に、飾り L E D 2 8 a および 2 8 b が 7 . 0 0 0 秒間だけ変動表示され、さらに、0 ~ 0 . 2 0 0 秒間だけ変動表示され、表示位置が 0 ~ 2 位置分変動した後、変動表示が停止される。

10

【 0 0 9 8 】

次に、飾り W C R N D _ K Z U について詳細に説明する。図 2 6 は、W C R N D _ K Z U の内容を示す説明図である。W C R N D _ K Z U は、飾り L E D 2 8 a および 2 8 b の表示状態を決定するための飾り L E D 表示用ランダムカウンタである。W C R N D _ K Z U のカウント範囲は 0 ~ 9 であり、割込処理の余り時間内において所定時間ごとに 1 つずつカウントアップされる。

【 0 0 9 9 】

図 2 7 は、W C R N D _ K Z U のカウント値と飾り L E D 2 8 a および 2 8 b の表示状態との關係を示す説明図である。本図では、飾り L E D 2 8 a を飾り L E D B 1 で示し、飾り L E D 2 8 b を飾り L E D B 2 で示している。W C R N D _ K Z U のカウント値が 0 ~ 3 の場合、飾り L E D B 1 および飾り L E D B 2 はともに消灯状態となる。W C R N D _ K Z U の値が 4 ~ 6 の場合、飾り L E D B 1 が点灯状態となり、「W I N N E R」の文字が表示され、一方、飾り L E D B 2 は消灯状態となる。W C R N D _ K Z U の値が 7 ~ 9 の場合、飾り L E D B 1 は消灯状態となり、一方、飾り L E D B 2 は点灯状態となり、「C R U S H」の文字が表示される。

20

【 0 1 0 0 】

次に、可変表示装置 2 4 における特別図柄の可変表示制御時間が短縮される短縮条件について詳細に説明する。まず、本実施の形態においては、前述したとおり可変表示装置 2 4 において図柄が変動開始される始動時点における始動記憶数に応じて、可変表示制御時間が短縮されるか否かが判断されている。通常時においては、始動記憶が 4 つあれば可変表示制御時間が短縮され、また確率変動時においては、始動記憶数が 2 つ以上であれば可変表示制御時間が短縮されるよう構成されている。具体的には、基本回路 4 6 の R A M 内に記憶されている入賞記憶カウンタに始動入賞個数が記憶されており、同じく R A M 内に記憶されている短縮条件チェック値と該入賞記憶カウンタの値が比較判定されることにより、可変表示制御時間を短縮するか否かが判定される。短縮条件チェック値には、通常時と確率変動時とで異なる値がセットされるよう構成されており、通常時には短縮条件チェック値に 4 がセットされ、確率変動時には短縮条件チェック値に 2 がセットされる。可変表示装置 2 4 において図柄の変動が開始する直前ごとに、入賞記憶カウンタの値と短縮条件チェック値とが比較されることにより、可変表示制御時間を短縮するか否かが決定付けられる。

30

40

【 0 1 0 1 】

次に、可変表示装置 2 4 における特別図柄の可変表示制御時間が短縮される短縮条件について、その他の実施の形態を説明する。図 2 8 は、前記短縮条件について、第 2 の実施の形態、第 3 の実施の形態、および第 4 の実施の形態を説明するための説明図である。第 2 の実施の形態では、図 2 8 (a) に示す短縮条件により、可変表示制御時間が短縮される。図 2 8 (a) を参照して、打玉が始動口 5 に順次入賞することにより、始動入賞 A , B , C , ... が発生する。そしてこれらの始動入賞に基づいて可変表示装置 2 4 における図柄の変動 A , B , C , ... が行なわれる。図において始動入賞のパルスの立上りがそれぞれ

50

その時点で始動入賞 A , B , C , ... が発生していることを示している。また、それぞれの始動入賞と時間的に対応して、図柄変動のパルスの立上りから立下りまでが、可変表示装置 24 における特別図柄の可変表示開始から停止までを示している。したがって、たとえば始動入賞 A に基づいた図柄の変動は図柄の変動 A と対応している。また、図柄の変動 C および D は可変表示制御時間が短縮されていることを示す。

【 0 1 0 2 】

まず、始動入賞 A に基づいて、たとえば 1 回目の変動時の始動記憶数として 1 が記憶される (n 回目の変動時の始動記憶数)。始動記憶が行なわれるとすぐに、その記憶に基づいて図柄の変動 A が開始し、図柄の変動 A が開始後、始動記憶数が 1 から 0 となる。図柄の変動 A が行なわれている最中に始動入賞 B , C が発生することにより、図柄の変動 A が終了し、図柄の変動 B が開始される始動時点で、始動記憶数は 2 となる。すなわち、2 回目の変動時の始動記憶数として 2 が記憶されている。2 回目の図柄の変動が行なわれる時点での始動記憶数と、前回の変動時の始動記憶数とがいずれも所定数以上であれば、2 回目の図柄の変動が短縮される。第 2 の実施の形態の場合、通常時には所定数が 4 に、確率変動時には所定数が 2 に条件付けられている。図柄 B の変動時の始動記憶数が 2 であり、前回 (1 回目) の変動時の始動記憶数は 1 である。したがって、図柄の変動 B は短縮されない。

10

【 0 1 0 3 】

図柄の変動 B が行なわれている最中に始動入賞 D , E が発生すると、図柄の変動 C が開始される始動時点で始動記憶数は 3 となる。前回 (2 回目) の図柄の変動時の始動記憶数は、前述のとおり 2 であるので、確率変動時には図に示すとおり図柄の変動 C が短縮される。以下、同様にして、始動入賞 D , E , ... に基づいて、図柄の変動が行なわれる。以上より、この第 2 の実施の形態においては、n 回目の始動時点における始動記憶数と、(n - 1) 回目の始動時点における始動記憶数とが、通常時および確率変動時とでその値を異ならせて予め定められた所定値以上の場合に可変表示制御時間が短縮される。第 2 の実施の形態において予め定められた所定値は、たとえば通常時には、4、確率変動時には 2 に定められている。

20

【 0 1 0 4 】

第 2 の実施の形態によれば、第 1 の実施の形態 (本実施の形態) と異なり、現在図柄の変動が開始される始動時点での始動記憶数のみならず、前回の始動時点における始動記憶数をも考慮して図柄の変動を短縮させるか否か判断される。したがって、たとえば、ある回の図柄の変動中にのみ頻発して始動入賞があっても、その回の変動開始直前の始動記憶が少ない場合には、短縮が行なわれない。したがって、始動記憶が多い状態が継続して発生している場合にのみ短縮が行なわれる。

30

【 0 1 0 5 】

なお、図 28 (b) は、特別図柄の可変表示制御時間が短縮される短縮条件について、さらに第 3 の実施の形態を示す。第 3 の実施の形態では、図柄の変動が開始される始動時点での始動記憶数と、その図柄の変動を引起こすことになる始動入賞が発生した時点における始動記憶数とが予め定められた所定値以上であれば、可変表示制御時間が短縮される。予め定められた所定値は、通常時と確率変動時とで異なる点、およびそれぞれの値は第 2 の実施の形態と同様である。

40

【 0 1 0 6 】

図 28 (b) において、たとえば、始動入賞 D が発生した時点における始動記憶数は、始動入賞 C , および始動入賞 D により、2 となっている (n 回目の始動入賞時の始動記憶数)。なお、始動入賞 D が発生した時点で始動入賞 B に基づいた図柄の変動 B が行なわれているので、始動入賞 B は始動入賞 D の時点における移動記憶数にはカウントされない。そして、始動入賞 D に基づいて図柄の変動 D が開始される時点での始動入賞記憶数はそれまでに発生した始動入賞 E および図柄変動 C により、2 となる (n 回目の始動時の始動記憶数)。したがって、図柄の変動 D は、確率変動時には、その可変表示制御時間が短縮される。

50

【 0 1 0 7 】

図 2 8 (c) は、特別図柄の可変表示制御時間が短縮される短縮条件について、さらに第 4 の実施の形態を示す。第 4 の実施の形態では、始動入賞時点から、その始動入賞に基づいて図柄の変動が開始可能となるまでの時間 t_n が、予め定められた短縮の基準となる時間 (短縮基準値) t_a よりも大きい場合に、可変表示制御時間が短縮される。図 2 8 (c) において、上矢印は、始動入賞 A ないし G が発生した時点それぞれの始動入賞に基づいて開始される図柄の変動に対応して示している。左右両矢印は、始動入賞時点から、その始動入賞に基づいて図柄の変動が開始されるまでの時間長さを示し、特に A のクロスポイントは、始動入賞 A に基づいてすぐに図柄の変動が開始されたことを示している。さらに、左右両矢印で示されるそれぞれの時間長さと、短縮基準値 t_a とが比較されたグラフが示されており、時間長さ C , D , E が t_a よりも大きいことに基づいて、図柄の変動 C , D , E はその可変表示制御時間が短縮されている。第 4 の実施の形態によれば、始動入賞からその始動入賞に基づいて図柄の変動が開始するまでの始動待機時間により可変表示制御時間を短縮するか否かが判断されるので、より一層短縮を効果的に行なうことができる。すなわち、始動待機時間が短縮基準値 t_a よりも大きい場合には、常に短縮されることになるので、前述した第 1 の実施の形態 ~ 第 3 の実施の形態に比較して可変表示制御時間が短縮される割合が高くなる。

10

【 0 1 0 8 】

また、第 4 の実施の形態においては、通常時と確率変動時とで短縮基準値 t_a が異なるように構成されている。短縮基準値 t_a を通常時と確率変動時とで同一の値とした場合には、以下のような問題が生じる恐れがある。すなわち、始動入賞から、その始動入賞に基づいて図柄の変動が開始した後、停止するまで (始動待機時間 + 可変表示制御時間) の始動入賞制御時間を常に、せいぜい一定時間以上にしたい場合には、短縮基準値 t_a は、少なくとも短縮された後の可変表示制御時間が通常時に比べてより一層短い確率変動時に合わせて設定しなければならない。たとえば、始動入賞制御時間がせいぜい 5 秒以上となるように調整したい場合、通常時において短縮された可変表示制御時間が 4 秒であり、確率変動時において短縮された可変表示制御時間が 2 秒である場合、短縮基準値は 3 秒にする必要がある。

20

【 0 1 0 9 】

しかしながら、通常時において短縮された可変表示制御時間は 4 秒であるために、本来、始動入賞制御時間がせいぜい 5 秒以上となるように設計したいのにも拘らず、通常時において可変表示制御時間が短縮された場合の始動入賞制御時間は、常に 7 秒 (3 秒 + 4 秒) 以上となってしまいう問題が生ずる恐れがあるのである。

30

【 0 1 1 0 】

第 4 の実施の形態では、通常時の短縮基準値と確率変動時の短縮基準値とが異なるように構成されているので、前述した例のような場合には、通常時の短縮基準値を 1 秒、確率変動時の短縮基準値を 3 秒としてやることで、通常時および確率変動時ともに始動入賞制御時間が常にせいぜい 5 秒以上となる。

【 0 1 1 1 】

したがって、短縮基準値を通常時と確率変動時とで異なった値とすることで、始動入賞制御時間を常に、せいぜい一定時間以上とすることが可能となる。

40

【 0 1 1 2 】

始動入賞時点から、その始動入賞に基づいて図柄の変動が開始可能となるまでの時間 t_n を計時するための可変表示制御タイマは、基本回路 4 6 の R A M 内に構成されている。基本回路 4 6 内の C P U は、始動入賞が発生すると同時にこの可変表示制御タイマをスタートさせて、その始動入賞に基づいて図柄の変動が開始可能となった時点におけるタイマ値を読み出す。読み出された値が短縮基準値 t_a よりも大きい場合には、可変表示制御時間を短縮させる。なお、複数の始動入賞に対応できるように、基本回路 4 6 の R A M 内には複数の可変表示制御タイマが構成されている。

【 0 1 1 3 】

50

また、通常時と確率変動時とでその値が異なる短縮基準値は、それぞれ基本回路４６のＲＯＭ内に記憶されており、基本回路４６に構成されたＣＰＵは、通常時と確率変動時とでそれぞれに対応する短縮基準値を読み出して可変表示制御タイマのタイマ値と比較判定を行なう。

【０１１４】

次に、特別図柄の可変表示制御時間が短縮される短縮条件について第５の実施の形態をさらに説明する。第５の実施の形態では、過去２分間における始動入賞回数に応じて特別図柄の可変表示制御時間を短縮するか否かが決定付けられる。すなわち、第５の実施の形態では、過去２分間における始動入賞回数が短縮基準値となる。そして可変表示制御時間を短縮させるか否かの判断は、２分ごとに行なわれる。第５の実施の形態では、短縮基準値は、たとえば通常時では「５」、確率変動時では「１０」に定められ、それぞれの値以上の始動入賞回数であることを条件に可変制御時間が短縮される。

10

【０１１５】

ここで、第５の実施の形態における可変表示制御時間の短縮制御についてさらに詳細に説明する。遊技機１の電源投入とともに、基本回路４６のＲＡＭに設けられている２分間タイマにおいて、タイムカウントが開始される。一方、基本回路４６に設けられたＣＰＵは、始動入賞が発生するごとに基本回路４６のＲＡＭに格納されている始動入賞回数チェックカウンタの値を加算更新することにより、前述した始動入賞回数を計数する。そして、２分間タイマで時間２分がタイムカウントされた場合に、その時点における始動入賞回数チェックカウンタの値が読み出される。読み出された始動入賞回数チェックカウンタの値と、基本回路４６のＲＯＭに記憶されている短縮基準値とが比較されて、以降２分間の可変表示制御時間を短縮するか否かが判断される。このような判断がなされた後、始動入賞回数チェックカウンタがクリアされる。始動入賞回数チェックカウンタがクリアされて以降、始動入賞回数が新たに計数される。また、同時に２分間タイマが一旦クリアされて、次の２分間が新たにタイムカウントされ始める。このような動作が繰返されることにより、過去２分間の始動入賞回数に基づいた可変表示制御時間の短縮制御が行なわれる。

20

【０１１６】

このような構成によれば、可変表示制御時間を短縮するか否かの判断が、２分間タイマにより２分がタイムカウントされた時点を経準に過去２分間の始動入賞回数により行なわれる。具体的には、通常時においては過去２分間の始動入賞回数が１０回以上、確率変動時には５回以上であれば、以降２分間の可変表示制御時間が短縮される。逆に、過去２分間の始動入賞回数が短縮基準値に満たなければ、以降２分間の可変表示制御時間は短縮されない。第５の実施の形態では、可変表示制御時間を短縮するか否かの判断が単位時間当たりの始動入賞回数により行なわれるので、可変表示制御時間がより適正に調整されることになる。

30

【０１１７】

次に、図２９および図３０を参照して、表示部３２の画面表示例について説明する。図２９および図３０は、特別図柄の変動表示の表示例を示す画面構成図である。まず、図２９（Ａ）の表示画面が表示部３２に表示される。表示部３２上には、第１背景画像６０、第２背景画像６１、第１キャラクタ画像６２と第２キャラクタ画像６３、第３キャラクタ画像６４、第４キャラクタ画像６５、左図柄６６、右図柄６７、中図柄６８が表示される。第１キャラクタ画像６２は、遊技者のレーシングカーである。第２キャラクタ画像６３は、左図柄６６に対応したレーシングカーであり、第１キャラクタ画像６２と第２キャラクタ画像６３とが衝突した場合に、左図柄６６の可変表示が終了し、所定の図柄が左図柄６６として表示される。第３キャラクタ画像６４は、右図柄６７に対応したレーシングカーであり、第１キャラクタ画像６２と第３キャラクタ画像６４とが衝突した場合に可変表示が停止され、右図柄６７に所定の図柄が表示される。第４キャラクタ画像６５は、中図柄６８に対応したレーシングカーであり、第１キャラクタ画像６２と第２キャラクタ画像６５とが衝突した場合に、中図柄６８の可変表示が停止され、所定の図柄が中図柄６８に表示される。図２９の（Ａ）では、第１ないし第４キャラクタ画像６２～６５とともに走行

40

50

状態にあり、左図柄 6 6 が変動表示されている。

【 0 1 1 8 】

次に、図 2 9 の (B) を参照してレースが進行し、第 1 キャラクタ画像 6 2 が第 2 キャラクタ画像 6 3 と衝突すると、左図柄 6 6 の可変表示が停止し、左図柄 6 6 の上部に破線で示す決定された左図柄 6 6 a が表示される。

【 0 1 1 9 】

次に、図 2 9 の (C) を参照して、決定された左図柄 6 6 a は、実線で示す左図柄 6 6 として表示される。次に、レースがさらに進行し、第 1 キャラクタ画像 6 2 と第 3 キャラクタ画像 6 4 とが衝突すると、右図柄 6 7 の可変表示が停止され、右図柄 6 7 の上部に、決定された右図柄 6 7 a が破線で表示される。次に、図 3 0 の (A) を参照して、破線で表示された右図柄 6 7 a は、右図柄 6 7 として実線で表示される。また、この図では、第 1 キャラクタ画像 6 2 がスピンしている状態を示している。第 1 キャラクタ画像 6 2 がスピンするかどうかは、後述するコマンドデータにより決定され、スピンしない場合もある。

【 0 1 2 0 】

次に、図 3 0 の (B) を参照して、さらにレースが進行し、第 1 キャラクタ画像 6 2 と第 4 キャラクタ画像 6 5 とが衝突すると、中図柄 6 8 の可変表示が停止され、決定された図柄が表示される。本表示例の場合、左図柄 6 6、右図柄 6 7、および中図柄 6 8 とともに「 7 」の図柄となっているので、大当たりが発生したことを示している。

【 0 1 2 1 】

次に、基本回路 4 6 から送信されるコマンドデータについて説明する。図 3 1 および図 3 2 は、基本回路 4 6 から L C D 回路 4 8 を介して L C D 表示装置 3 5 へ送信されるコマンドデータの態様を示す説明図である。コマンドデータは、C O M H、C O M 0 ~ C O M 6、C O M C を含む。C O M H はコマンドヘッダであり、「 C A H 」に固定されている。この C O M H が送信されることにより、L C D 表示装置 3 5 は、基本回路 4 6 からコマンドデータが送られてきたと判断する。

【 0 1 2 2 】

C O M 0 はメインステータスであり、表示部 3 2 の表示制御の種類を指定するためのコマンドである。C O M 0 が「 0 0 H 」~「 7 F H 」のとき、以下に説明する各表示制御の種類が指定される。また、「 8 0 H 」~「 F F H 」は本実施の形態では使用されていない。

【 0 1 2 3 】

まず、C O M 0 が「 0 0 H 」のとき、表示部 3 2 の画面が初期化され、ブルーバック表示にする制御が指定される。C O M 0 が「 1 0 H 」のとき、表示部 3 2 において通常デモンストレーション画面 (エンドレス) を表示するためのモードが指定される。

【 0 1 2 4 】

C O M 0 が「 2 0 H 」のとき、全図柄停止処理を行なうよう指定する。「 2 1 H 」のとき、全図柄変動処理を行なうよう指定する。「 2 2 H 」のとき、左図柄停止処理を行なうよう指定する。「 2 3 H 」のとき、右図柄停止処理を行なうよう指定する。「 2 4 H 」のとき中図柄停止処理を行なうよう指定する。「 2 5 H 」のとき、通常リーチ処理を行なうよう指定する。通常リーチには、ノーマルリーチ、どけどけリーチ、S 字リーチの 3 つのリーチが含まれ、後述する C O M 4 により 3 種類のうちいずれのリーチ処理を行なうかが指定される。「 2 6 H 」のとき、滑り (戻り) リーチ処理を行なうよう指定する。「 2 7 H 」のとき、バックファイアーリーチ処理を行なうよう指定する。上記各リーチ処理と図 1 2 および図 1 4 に示したリーチ 1 ないしリーチ 6 との態様は以下になる。すなわち、リーチ 1 は、ノーマルリーチに対応し、リーチ 2 は S 字リーチに対応し、リーチ 3 はどけどけリーチに対応し、リーチ 4 はバックファイアーリーチに対応し、リーチ 5 は滑りリーチに対応し、リーチ 6 は戻りリーチに対応する。

【 0 1 2 5 】

C O M 0 が「 3 0 H 」のとき、入賞デモンストレーション画面を表示するよう指定する。C O M 0 が「 4 0 H 」~「 4 F H 」のとき、大当たりが発生した後の特定遊技状態中の 1

10

20

30

40

50

R ~ 16 R の各ラウンドのインターバル画面を表示するための制御が指定される。COM 0 が「50H」~「5FH」のとき、特定遊技状態中の1R ~ 16 R の各開放中画面を表示するための制御が指定される。なお、特定遊技状態中の1R ~ 16 R の各ラウンドのインターバル画面と開放中画面については後述する。COM 0 が「60H」~「62H」のとき、終了デモンストレーション画面1 ~ 3を表示するための制御がそれぞれ指定される。なお、終了デモンストレーション画面については図38を用いて後述する。COM 0 が「70H」のとき、パチンコ遊技機において発生した障害を報知するための画面を表示するための制御が指定される。この障害の発生の報知は、たとえば、開閉板7が開成状態にあるにもかかわらず、所定時間内に入賞玉検出器10（図1参照）で入賞玉の検出がされない場合、あるいは、入賞玉検出器10による検出信号が継続して発生している場合などに なされる。これにより、遊技機内の玉詰まり状態などの障害発生が確認できる。また、入賞玉検出器10の検出機能を故意に不能動化させて遊技を行なうなどの不正行為が行なわれていることが発見できる。

10

【0126】

COM 1 は、特別図柄の変動表示において、左図柄の停止図柄を指定するためのコマンドである。COM 1 において上位のbit 7 ~ 4 は未使用であり、下位のbit 3 ~ 0 により左図柄の番号が指定され、「0H」~「EH」により15図柄が指定される。

【0127】

COM 2 および COM 3 は、上記のCOM 1 と同様に、特別図柄の変動表示において、中図柄および右図柄のそれぞれの停止図柄を指定するためのコマンドである。

20

【0128】

COM 4 は、リーチ動作を指定するためのコマンドである。上位のbit 7 ~ 5 は未使用である。bit 4 は、第2図柄決定時のスピニングフラグであり、「0」のときスピニングしないことを指定し、「1」のときスピニングすることを指定する。bit 3、2 は、リーチ中の動作を指定するためのビットであり、「00」は通常リーチを指定し、「01」はどけどけリーチを指定し、「10」はS字リーチをそれぞれ指定する。bit 1、0 は、リーチ周回数を指定するためのビットであり、「00」は0周後停止を指定し、「01」は1周後停止を指定し、「10」は2周後停止を指定し、「11」は3周後停止をそれぞれ指定する。なお、「11」は実際には使用しておらず、変更できるようにしておくためのダミーである。

30

【0129】

COM 5 は、リーチ停止動作を指定するためのコマンドである。bit 7 は未使用である。bit 6 は、点滅する色を指定するためのフラグであり、「0」は黄色を指定し、「1」はオレンジ色を指定する。bit 5 は、点滅するスピードを指定するためのフラグであり、「0」は遅い点滅を指定し、「1」は速い点滅を指定する。bit 4 は、点滅フラグであり、「0」は点滅しないことを指定し、「1」は点滅することを指定する。bit 3 は、戻り動作を指定するためのフラグであり、「0」は戻りなしを指定し、「1」は戻りありを指定する。bit 2 ~ 0 は、滑り図柄の数を指定するビットであり、「000」は滑りなしを指定し、「001」は1図柄滑ることを指定し、「010」は2図柄滑ることを指定し、「011」は3図柄滑ることを指定し、「100」は4図柄滑ることを指定し、「101」は5図柄滑ることを指定し、「110」は6図柄滑ることを指定する。なお、「000」、「001」、「010」、「011」はダミーである。

40

【0130】

COM 6 は、表示部32において、打玉の入賞個数を表示させるために入賞個数データを指定するためのコマンドである。COM 6 は、「0H」~「AH」のうちのいずれかの値が指定され、カウント数として0 ~ 10 が対応する。COM C は、データ転送時に誤ったデータを転送することを防止するために用いるチェックサムである。COM C は、上記のCOM H、COM 0 ~ COM 6 までの各データを加算し、最上位ビットを0クリアした値がセットされ「00H」~「7FH」のうちのいずれかの値が指定される。

【0131】

50

次に、WCRND__ACTの値とコマンドデータとの関係について説明する。図33は、各条件に対応したWCRND__ACTの値とコマンドデータCOM0、COM4、COM5との関係を示す図である。ここで、条件1ないし条件3については、図34を参照して、条件1とはリーチで、大当り図柄の1図柄手前で停止図柄が停止するときを示し、条件2とは、リーチで、大当り図柄の1図柄後の図柄で停止図柄が停止するときを示し、条件3とは、リーチで、大当り図柄の前後以外の図柄で停止図柄が停止するときを示している。したがって、図33に示す図ははずれ時のWCRND__ACTの値とコマンドデータとの関係を示しており、上述したリーチ1～リーチ5の5種類のリーチ態様について示されている。また、各リーチには、スピンする場合とスピンしない場合とがあり、これらについてもWCRND__ACTの値により決定される。

10

【0132】

以下、一例として図33に示す最上段の場合について説明する。条件1のとき、WCRND__ACTの値が0～6のとき、リーチ1が対応し、かつ、スピンありの状態が対応する。このリーチが発生する確率は、7/128である。また、このとき転送されるCOM0は、「25H」であり、COM4のbit4は「1」であり、bit3、2は「00」であり、bit1、0は「01」であり、また、COM5のbit6は「1」であり、bit5は「0」であり、bit4は「1」であり、bit3は「0」であり、bit2～0は「100」である。以降、条件1のとき、WCRND__ACTの値により、リーチ種類およびスピンのありなしが決定され、所定のコマンドデータCOM0、COM4、COM5が転送される。条件2についても条件1とほぼ同様である。また、条件3は、リーチ1についてのみ指定しているため、リーチ2～リーチ5に関しては表示されていない。また、図33中「1」は、図中に示した値がセットされるが、このビットは実際には使用されていないので、他の値がセットされてもよい部分を示している。図35も同様である。

20

【0133】

次に、大当り時のWCRND__ACTの値とコマンドデータとの関係について説明する。図35は、大当り時のWCRND__ACTの値とコマンドデータCOM0、COM4、COM5との関係を示す図である。大当り時のリーチ種類としては、リーチ1～リーチ6の6種類の態様がある。また、この場合も上記と同様に、スピンあり/なしの2つの態様がある。一例として、図35に示す最上段の場合について説明すると、WCRND__ACTの値が0～7のとき、リーチ1が対応し、かつ、スピンありの状態が対応する。この状態のリーチの発生確率は、8/128である。また、このとき転送されるCOM0は、「25H」であり、COM4のbit4は「1」であり、bit3、2は「00」であり、bit1、0は「01」であり、COM5のbit6は「1」であり、bit5は「0」であり、bit4は「1」であり、bit3は「0」であり、bit2～0は「101」である。以下、上記と同様に、各リーチの種類およびスピンのありなしに対応してWCRND__ACTの値が割付られ、所定のコマンドデータCOM0、COM4、COM5が基本回路46からLCD表示装置35へ転送され、WCRND__ACTの値に応じたリーチ画面が表示部32に表示される。

30

【0134】

次に、上記のコマンドデータの転送方法について説明する。図36は、コマンドデータの転送方法を説明するためのタイミングチャートである。基本回路46は、LCD回路48を介してLCD表示装置35へ、上記の所定のコマンドを発行して、LCD表示装置35の動作を制御する。基本回路46からLCD表示装置35へのコマンドデータの転送は1方向の転送であり、LCD表示装置35は、基本回路46へ自己のステータスを送信できない構成となっている。しかしながら、基本回路46は、シーケンシャルなステータスを常に発行するように構成されており、LCD表示装置35側では、常にステータスの取込みを行ない、現在実行中のステータスでないものが送信された場合に、送られてきたステータスを実行するように構成されている。この結果、LCD表示装置35側で何らかのトラブルが発生しても、新たなステータスの取込みには、常に通常動作に復帰することが

40

50

できる。したがって、上記の構成により、LCD表示装置35側での誤動作を防止するとともに、簡便なデータ転送を行なうことができ、回路構成およびデータバス構成を簡略化することが可能となっている。

【0135】

上記のコマンドデータの通信は、8ビットパラレル転送であり、1回の転送により8ビットのデータを転送する。また、必要なデータを転送するために、1コマンドは以下に説明するブロックで構成される。まず、1コマンドは、ある一定の時間間隔で常に転送されている。また、コマンドブロックのデータ長、データ順序は、どのシーケンスでも同じである。さらに、コマンドには上記に説明した最終バイトのチェックサム用バイトCOMCが付加されており、コマンドの受信をより確実に行なうことができる。受信側であるLCD表示装置35では、ヘッダコマンドであるCOMHの受信により、新規コマンド受信を開始して、規定バイト受信した後にCOMCによりコマンドデータの検査を行なう。ここで、コマンドブロック長は8バイト一定であり、有効コマンドデータは6バイト、チェックサムは1バイトの構成である。

【0136】

図36を参照して、コマンドブロックは、9ブロック連続でコマンドが送信されるが、コマンドデータの間隔は2msである。基本回路46から出力される信号は、8ビットのデータラインと、1本のIND信号の合計9本の単一方向バスで構成される。送信側である基本回路46は、出力データであるコマンドデータ1をデータラインに出力する(データラインはラッチ出力)と、その都度IND信号が500μsの間“H”の状態

【0137】

次に、上記の転送方法による大当たり状態の時の表示例について説明する。図37の(A)および(B)は、大当たり状態のときの表示例を示す画面構成図である。図37(A)は、繰返し継続制御による1回目の特定遊技状態(開放中)にある場合に表示されるデモンストレーション画面である。図37(A)を参照して、大当たり状態のとき、画面の左上に大当たりとなった停止図柄である大当たり図柄71が表示され、画面の右上方に、コース図72が表示され、画面の右下方にラウンド数73が表示されている。本実施の形態では、大当たり図柄71として、「777」が表示されている。コース図72は、大当たり当初10個の白丸を連結したコース図が表示されており、入賞個数に応じて白丸部分が点灯し(図中斜線で示す)、遊技者に入賞個数を報知する。また、ラウンド数73には、アルファベット文字のRとラウンド回数を示す数字、ここでは「1」が表示され、表示画面が1R(ラウンド)目のデモンストレーション画面であることが示されている。上記の表示例は、前述したCOM0およびCOM6のコマンドデータが、基本回路46からLCD表示装置35へ転送されることにより表示されるものである。COM0には「50H」が、COM6には「5H」がそれぞれ指定されている。

【0138】

図37(B)は、1R(ラウンド)目の特定遊技状態から2R(ラウンド)目の特定遊技状態に移行するインターバルで表示されるデモンストレーション画面である。図37(B)を参照して、画面の左上には大当たり図柄74が表示され、画面の中央に、これから開始されるラウンド回数75が予告表示されている。本実施の形態では、大当たり図柄74として「777」が表示され、ラウンド回数として「2」が表示されている。上記の表示例では、COM0に「41H」が指定されたコマンドデータが基本回路46からLCD表示装置35へ転送されることになる。2Rデモンストレーション画面(インターバル)の表示の終了後、2回目の特定遊技状態開始と同時に2Rデモンストレーション画面(開放中)が表示される。2Rデモンストレーション画面(開放中)の表示は、前述したデモンストレーション画面の表示と同様に、コマンドデータが指定されて送信されることにより行なわれる。以降、前記繰返し継続制御に合せて、最大16R目のデモンストレーション画

面（インターバル）に続いて１６Ｒ目のデモンストレーション画面（開放中）が表示されるまで、同様の画面表示処理が行なわれる。

【０１３９】

次に、図３８および図３９を参照して、終了デモンストレーション画面について説明する。図３８は、繰返し継続制御による最終の特定遊技状態が終了するときの終了デモンストレーション画面である。まず、終了デモンストレーション画面１について説明する。図３８（Ｂ）を参照して、画面の左上に、大当たりとなった停止図柄である大当たり図柄９１が表示され、画面の中央に確率変動が後何回発生するかを示す確率変動発生予定回数が表示される。本実施の形態では、大当たり図柄として「７７７」が表示され、確率変動発生予定回数として「あと２回」の表示が行なわれている。次に、終了デモンストレーション画面１の表示タイミングについて説明する。図３９のタイムチャートを参照して、条件装置は特別か特定の図柄の組合せになることによって大当たりが発生したことを条件に作動する。ここで、条件装置とは、大当たりが発生したことに基づいて、大当たり制御を行なう処理を表わす。処理を実行するプログラムは、基本回路４６のＲＯＭに格納されている。さらに大当たりとともに確率変動図柄で大当たりしている確率変動図柄の組合せとは、左図柄、中図柄、および右図柄のそれぞれの停止図柄が同一であって、かつ、その停止図柄が「１」、「３」、「５」、「７」、「９」、の数字図柄のうちのいずれかである組合せをいう。確率変動図柄の組合せによって大当たりが発生すれば、条件装置が作動するとともに、大当たりに伴う遊技者にとって有利な第１の状態が発生する。前記第１の状態における繰返し継続制御終了時に、ＣＯＭ０が「６０Ｈ」に指定されたコマンドデータが、基本回路４６からＬＣＤ表示装置３５へ転送されることにより、終了デモンストレーション画面１が表示部３２に表示される。終了デモンストレーション画面１が表示されることで、遊技者にこれから２回の確率変動が生じることが報知される。つまり、確率変動図柄で大当たりとなると、その後２回の確率変動が許容される。終了デモンストレーション画面１が所定時間表示された後、遊技者にとって有利な第１の状態から遊技者にとって不利な第２の状態になるとともに１回目の確率変動が生じる。１回目の確率変動が生じている状態で大当たりが発生した場合には、再度、繰返し継続制御が行なわれる。繰返し継続制御において、所定の終了条件が成立した場合には、ＣＯＭ０が「６１Ｈ」に指定されたコマンドデータが、基本回路４６からＬＣＤ表示装置３５へ転送されることにより終了デモンストレーション画面２（図示省略）が表示される。終了デモンストレーション画面２は、終了デモンストレーション画面１と比較して、画面中央部に「あと１回」と表示されること、および画面の左上に今回の大当たり図柄が表示されることを除いては同じである。終了デモンストレーション画面２が表示されることで、遊技者に後１回確率変動が生じることが報知される。終了デモンストレーション画面２が所定時間表示された後、前記第１の状態から前記第２の状態になるとともに２回目の確率変動が生じる。２回目の確率変動が生じている状態で大当たりが発生した場合には、再度繰返し継続制御が行なわれる。繰返し継続制御において所定の終了条件が成立した場合に、条件装置が停止するとともに、ＣＯＭ０が「６２Ｈ」に指定されたコマンドデータが、基本回路４６からＣＬＣ表示器３５へ転送されることにより、終了デモンストレーション画面３が表示される。終了デモンストレーション画面３は、図３８（Ａ）を参照して、画面中央部に「ＥＮＤ」が表示され、画面左上に今回の大当たり図柄、たとえば「７７７」が表示される。これにより、遊技者に２回目の確率変動が終了し、予定されていたすべての確率変動が発生し終えたことが報知される。終了デモンストレーション画面３が所定時間表示された後、前記第１の状態から確率変動の生じていない第２の状態となる。なお、１回目あるいは２回目の確率変動が生じているときに発生した大当たりが確率変動図柄の組合せによる場合には、前述のとおり、その大当たり以降、改めて２回の確率変動が生じる。この場合には、その大当たりに基づく繰返し継続制御終了時に、前述した終了デモンストレーション画面１の表示制御がなされる。以上説明した終了デモンストレーション画面による確率変動の発生予定回数表示により、遊技者に有利となる第１の状態が終了した後、遊技者に不利となる第２の状態が確率変動を伴うものであるにもかかわらず、第１の状態が終了した時点で遊技者が遊技を終了してしまうことに伴う

10

20

30

40

50

、遊技者の不利益が防止できる。さらに、後何回確率変動が生じるかを遊技者は事前を知ることができ、遊技上便利なものとなる。

【 0 1 4 0 】

図 4 0 は、繰返し継続制御の制御動作と、繰返し継続制御中に表示される画面との関係を示すタイミングチャートである。図 4 0 を参照して、大当たりが発生することに伴って、可変入賞球装置 4 に設けられた開閉板 7 が閉鎖状態から開放状態に変化するタイミングで、表示部 3 2 に、図 3 7 (A) で示した、1 R デモンストレーション画面 (開放中) が表示される (画面表示 a)。具体的には、基本回路 4 6 から L C D 回路 4 8 を介して L C D 表示装置 3 5 へ C O M 0 が「 5 0 H 」に指定されたコマンドデータが送信される。その後、1 回目 (1 ラウンド目) の特定遊技状態が発生する。1 回目の特定遊技状態において、大入賞口内に入賞した打玉は、入賞玉検出器 1 0 (入賞球検出器) によって検出される。一方、特定領域へ進入した打玉は玉貯留部材 1 0 8 (図 3 参照) によって保持され、特定玉検出器 9 では検出されていない。1 回目の特定遊技状態において、入賞玉検出器 1 0 による打玉の検出が 1 0 回行なわれたか、あるいは所定時間 (2 9 . 5 秒) 経過した場合に、1 回目の特定遊技状態が終了する。1 回目の特定遊技状態が終了するとともに、可変入賞球装置 4 に設けられた開閉板 7 が開放状態から閉鎖状態となる。開閉板 7 が、開放状態から閉鎖状態になるに伴って、表示維持フラグがオフからオンの状態に切替わる。表示維持フラグは、基本回路 4 6 の R A M 内に設けられている。開閉板 7 が開放状態から閉鎖状態になるに伴って、前述のとおり、玉貯留部材 1 0 8 (図 3 参照) が保持していた入賞玉を開放するので、玉貯留部材 1 0 8 によって開放された入賞玉は特定玉検出器 9 (特定球検出器) によって検出される。表示維持フラグは、開閉板 7 が閉鎖してから特定玉検出器 9 が入賞玉を検出し終えるまでの時間 T 2 の間、オンの状態を保持する。表示維持フラグがオンの状態を保持している間は、1 回目の遊技状態が終了したにもかかわらず、1 R (ラウンド) 目のデモンストレーション画面 (開放中) が継続して表示される。この表示維持フラグの働きにより、1 回目の特別遊技状態が終了した後、特定玉検出器 9 によって入賞玉が検出されるまでの間、画像表示が途切れてしまうという不都合を防止することができる。特定玉検出器 9 により打玉の入賞が検出されたタイミングで、表示維持フラグがオンからオフの状態となり、図 3 7 (B) に示した 2 R (ラウンド) 目のデモンストレーション画面 (インターバル) が表示される。具体的には、特定玉検出器 9 が打玉の入賞を検出し終えた時点で、基本回路 4 6 から L C D 回路 4 8 を介して L C D 表示装置 3 5 に C O M 0 が「 4 1 H 」に指定されたコマンド信号が送信される。次に 2 R (ラウンド) 目のデモンストレーション画面 (インターバル) が時間 T 3 の間表示された後、可変入賞球装置 4 に設けられた開閉板 7 が閉鎖状態から開放状態となり、2 回目 (2 ラウンド目) の特定遊技状態が発生する。2 回目の特定遊技状態が発生するとともに、2 R (ラウンド) 目のデモンストレーション画面 (インターバル) に代わって、2 R (ラウンド) 目のデモンストレーション画面 (開放中) が表示される。具体的には、2 R (ラウンド) 目のデモンストレーション画面 (インターバル) が表示され始めてから時間 T 3 が経過した時点で、基本回路 4 6 から L C D 回路 4 8 を介して、L C D 表示装置 3 5 に C O M 0 が「 5 1 H 」に指定されたコマンドデータが送信される。以上説明した手順に従って、各回の特定遊技状態中に特定領域への打玉の入賞がある場合には、最大 1 6 回 (1 6 ラウンド) の繰返し継続制御、およびそれに伴った画面表示がなされる。最大 1 6 回目の特定遊技状態が発生した後、前述した所定条件が成立することで、開閉板 7 が閉鎖し、最終回の特定遊技状態が終了する。最終回の特定遊技状態が終了するタイミング、すなわち、開閉板 7 が開放状態から閉鎖状態に変化するタイミングで、表示維持フラグがオフの状態からオンの状態に切替わる。最終回の特定遊技状態において、特定領域に進入していた打玉は、開閉板 7 が開放状態から閉鎖状態に変化することで、特定玉検出器 9 によって検出される。しかしながら、繰返し継続制御の最大継続回数が終了している場合には、検出が無効となる。したがって、特定玉検出器 9 による打玉の検出がなされても、表示維持フラグはオンからオフの状態に切替わることはない。この場合、表示維持フラグは、予め定められた最大時間 T 1 の間、オンの状態を継続した後、オフの状態となる。表示維持フラグがオンの状態からオ

フの状態に変化したタイミングで、図38に示した終了デモンストレーション画面が表示される。具体的には、表示維持フラグがオンの状態からオフの状態に切換わるタイミングで、基本回路46からLCD回路48を介して、LCD表示装置35へCOM0が「60H」,「61H」,または「62H」に指定されたコマンドデータが送信される。なお、表示維持フラグがオンの状態である時間T1の間は、最終回の特定遊技状態において表示されている画面、たとえば16R(ラウンド)目のデモンストレーション画面(開放中)が継続して表示されている。このように、表示維持フラグは、開閉板7が閉鎖した後、時間T1を限度として特定玉検出器9による打玉の検出がなされるまでの間、現在の表示画面を維持させるフラグである。なお、時間T1は、基本回路46のRAMに記憶されている特定領域スイッチ有効時間タイマによって2秒に設定されている。

10

【0141】

図41は、情報出力回路56から出力される各種情報の出力のタイミングを示すタイミングチャートである。図41を参照して、電源がオフの状態からオンの状態となり、打玉が始動入賞口5へ入賞することに伴って可変表示装置24における特別図柄の変動が開始する。すなわち、図において特別図柄が停止の状態から変動の状態となる。特別図柄が停止の状態から変動の状態となることに伴って、有効始動情報を示す電圧がハイの状態からロウの状態に所定時間変動する。この変動が図6で説明した情報出力回路56から外部出力されることになる。打玉の始動入賞に伴って特別図柄が変動し、停止した場合に、その停止図柄が特定図柄の組合せによる大当り図柄であった場合には、前述のとおり条件装置が大当り図柄の停止から所定時間経過後停止から作動の状態へと切換わる。条件装置が停止から作動の状態へと切換わるに伴って、情報出力回路(図6参照)から大当り情報、および確率変動図柄の組合せによる大当りとなった場合には確率変動情報が出力される。すなわち、条件装置が停止状態から作動状態に切換わるに伴って、大当り情報を通知する電圧がハイの状態からロウの状態に切換わり、確率変動情報を通知する電圧がハイの状態からロウの状態に切換わる。条件装置が停止から作動の状態に切換わって、所定の繰返し継続条件が終了し、遊技状態が第1の状態から第2の状態となるに伴って、条件装置が作動状態から停止状態へと切換わる。条件装置が作動状態から停止状態へと切換わるに伴って、大当り情報を示す電圧がロウの状態からハイの状態へと切換わり、情報出力回路56から大当り状態が終了した旨が外部へ出力される。確率変動情報は、確率変動が終了して電圧がハイの状態に戻り、かつ、条件装置が停止した状態、つまり確率変動情報を示す電圧と条件装置の作動状態を示す電圧とがいずれもロウの状態で出力される。また、確率変動情報は図に示す「高確率」の期間のみに出力されるように構成してもよい。

20

30

【0142】

次に上記各実施の形態に用いられる遊技制御の内容について説明する。図42~図90は、基本回路46の内部のROMに格納されている遊技制御用プログラムの処理手順を示すフローチャートである。基本回路46は、以下に説明する各フローチャートに従い、所定の遊技制御を行なう。

【0143】

図42は、メイン処理の処理手順を示すフローチャートである。メイン処理はリセットごと(2msごと)に繰返し実行され、各モジュールを実行する処理である。

40

【0144】

まず、スタックポインタのアドレスがセットされる(EE00H)。次に、初期化处理(P__INI)が実行される(EE03H)。初期化处理については、図43~図49を用いて後述する。次に当り玉信号処理(PSIG)が実行される(EE06H)。当り玉信号処理については図50を用いて後述する。次に警告処理(P__WAR)が実行される(EE09H)。警告処理については図51を用いて後述する。次に、出力データ制御処理(P__LCNT)を実行する(EE0CH)。出力データ制御処理については図52を用いて後述する。次に、出力データセット処理(P__LSET)を実行する(EE0FH)。出力データセット処理については図53を用いて後述する。次に、データ出力処理(P__OUT)を実行する(EE12H)。データ出力処理については図54を用いて後述

50

する。次に、表示制御処理 (P _ D I S P) を実行する (E E 1 5 H)。表示制御処理については図 5 5 を用いて後述する。

【 0 1 4 5 】

次に、ランダム更新処理 (P _ R A N D O M) を実行する (E E 1 8 H)。ランダム更新処理については図 5 6 を用いて後述する。次に普通図柄プロセス処理 (P _ P R O C F) を実行する (E E 1 B H)。普通図柄プロセス処理については図 5 7 を用いて後述する。次に、プロセス処理 (P _ P R O C) を実行する (E E 1 E H)。プロセス処理については図 5 8 を用いて後述する。次に、スイッチ処理 (P _ S W C K) を実行する (E E 2 1 H)。スイッチ処理については図 5 9 を用いて後述する。次に、音処理 (P _ S O U N D) を実行する (E E 2 4 H)。音処理については図 6 0 を用いて後述する。次に、情報出力処理 (P _ J Y O U H O U) を実行する (E E 2 7 H)。情報出力処理については図 6 1 を用いて後述する。次に、飾り図柄処理 (P _ K Z U) を実行する (E E 2 A H)。飾り図柄処理については図 6 2 を用いて後述する。飾り図柄処理が終了した後、ランダム更新 (無限ループ) 処理へ移行する。ランダム更新 (無限ループ) 処理は、図 4 3 を参照して、表示図柄ランダム更新処理 (P _ R N D _ Z U) をリセットが発生するまでの間繰返し実行する (E E 2 D H)。表示図柄ランダム更新処理については図 6 3 を用いて後述する。

10

【 0 1 4 6 】

図 4 4 は、初期化処理の処理手順を示すフローチャートである。初期化処理は、初期化フラグの判定を行ない、各種初期化処理へ分岐する処理である。まず、初期化が終了したか否かが判定される (E E 3 4 H)。初期化が終了している場合、後述する図 4 5 に示すレジスタ初期値セット処理を実行する。一方、初期化が終了していない場合、初期化が実行中であるか否かが判断される (E E 4 4 H)。初期化が実行中の場合、後述する図 4 6 に示す初期化 1 回目処理が実行される。一方、初期化が実行中でない場合、初期化中フラグがセットされる (E E 4 D H)。次に、割込待ち処理が繰返される (E E 5 3 H)。

20

【 0 1 4 7 】

図 4 5 は、レジスタ初期値セット処理の処理手順を示すフローチャートである。レジスタ初期値セット処理は、基本回路 4 6 の C P U に内蔵されたデバイスレジスタの初期設定を行なう処理である。まず、内蔵レジスタ初期化処理であるデータセット処理 (P _ D A D A S E T) を実行する (E E 9 C H)。データセット処理については図 8 3 を用いて後述する。次に、リモート電源タイマがタイムアウトしているか否かが判断される (E E A 6 H)。具体的には、基本回路 4 6 の R A M に記憶されているリモート電源オン待ち時間のタイマ値が 0 であるか否かにより判断される。リモート電源オン待ち時間のタイマ値が 0 でない場合、レジスタ初期値セット処理を終了する。一方、リモート電源オン待ち時間のタイマ値が 0 のとき、リモート電源データがセットされる (E E A F H)。リモート電源データのセット後、レジスタ初期値セット処理を終了する (E E B 2 H)。

30

【 0 1 4 8 】

図 4 6 は、初期化 1 回目処理の処理手順を示すフローチャートである。初期化 1 回目処理は、基本回路 4 6 の C P U に内蔵された R A M のデータをクリアする処理である。まず、初期値データをセットする処理であるか否かが判断される (E E 5 5 H)。初期値データをセットする処理である場合、初期化 2 回目処理を実行する。初期化 2 回目処理については、図 4 7 を用いて後述する。一方、初期値データをセットする処理ではない場合、R A M のクリアデータが算出される (E E 5 9 H)。次に、算出されたクリアデータがセットされる (E E 5 D H)。次に、初期化中であるか否かが判断される (E E 5 F H)。初期化中の場合は、クリアデータのセット処理 (E E 5 D H) が繰返される。一方、初期化中でない場合、R A M の 0 0 番地がクリアされる (E E 6 2 H)。次に、初期化データセットフラグがセットされる (E E 6 4 H)。次に、割込待ち処理が繰返される (E E 6 D H)。

40

【 0 1 4 9 】

図 4 7 は、初期化 2 回目処理の処理手順を示すフローチャートである。初期化 2 回目処

50

理は、初期値データの設定を行なう処理である。まず、内蔵されたRAMにエラーが発生しているか否かが判断される（EE6FH）。エラーが発生している場合、初期化失敗処理が実行される。初期化失敗処理については図48を用いて後述する。一方、エラーが発生していない場合、プロセスデータ/タイマセット処理であるプロセスデータ/タイマ処理（P__PRO__TM）が実行される。プロセスデータ/タイマ処理については図82を用いて後述する。次に、初期化データセット処理であるデータセット処理（P__DATA SET）が実行される（EE7DH）。データセット処理については図83を用いて後述する。次に、初期化終了フラグがセットされる（EE87H）。次に、割込待ち処理が繰返される（EE90H）。

【0150】

図48は、初期化失敗処理の処理手順を示すフローチャートである。初期化失敗処理は、初期化失敗時の処理であり、初期化フラグをクリアする処理である。まず、初期化フラグがクリアされる（EE92H）。次に、割込待ち処理が繰返される。（EE9AH）。

【0151】

図49は、タイマ割込処理の処理手順を示すフローチャートである。タイマ割込処理は、タイマ割込1によって実行される。まず、表示制御INT信号がクリアされる（EF05H）。次に、タイマ割込1フラグがクリアされる（EF0EH）。

【0152】

図50は、当り玉信号処理の処理手順を示すフローチャートである。当り玉信号処理は、当り玉信号に応じて、払出すべき賞球個数を設定し、ポートEへ賞球個数データを出力する処理である。まず、当り玉信号がオフであるか否かが判断される（F767H）。具体的には、当り玉信号入力ビットがオフであるか否かが判断される。当り玉信号入力ビットがオフの場合、後述する賞球個数が0個となるデータの算出処理へ移行する（F778H）。一方、当り玉信号入力ビットがオフでない場合、当り玉信号カウンタの値が最大値以上であるか否かが判断される（F76FH）。具体的には、当り玉信号カウンタの値が16以上であるか否かが判断される。当り玉信号カウンタの値が16以上の場合、後述する賞球個数を0個とするデータの算出処理へ移行する（F778H）。一方、当り玉信号カウンタの値が16以上でない場合、当り玉信号カウンタが更新（+1）される（F775H）。次に、賞球個数を0個とするデータの算出が行なわれる（F778H）。次に、当り玉信号が0であるか否かが判断される（F77AH）。具体的には、当り玉信号カウンタの値が0であるか否かが判断される。当り玉信号カウンタの値が0の場合、後述するポートE出力処理へ移行する（F78AH）。一方、当り玉信号カウンタの値が0でない場合、当り玉信号は1であるか否かが判断される（F77EH）。具体的には、当り玉信号カウンタの値が1であるか否かが判断される。当り玉信号カウンタの値が1でない場合、当り玉信号処理が終了する（F792H）。一方、当り玉信号カウンタの値が1の場合、賞球個数を5個とするデータが算出される（F782H）。次に、入賞玉検出器10（図2参照）による打玉の検出に基づく賞球記憶があるか否かが判断される（F784H）。具体的には、賞球数記憶カウンタの値が0以外であるか否かが判断される。賞球数記憶カウンタの値が0の場合、後述するポートE出力処理へ移行する（F78DH）。一方、賞球数記憶カウンタの値が0以外の場合、賞球個数を15個とするデータが算出される（F788H）。次に、賞球数記憶カウンタが更新（-1）される（F78AH）。次に、ポートEへのデータの出力処理がなされる（F78DH）。ポートEへのデータの出力処理の後、当り玉信号処理が終了する（F792H）。

【0153】

図51は、警告処理の処理手順を示すフローチャートである。警告処理は、警告フラグを監視して、警告状態のセットを行なう処理である。まず、警告中以外であるか否かが判断される（EF14H）。具体的には、基本回路46のRAMに記憶されている警告フラグが0であるか否かが判断される。警告フラグが0でない場合警告処理が終了する。一方、警告フラグが0の場合、警告時ランプデータのアドレスがセットされる（EF18H）。次に、各種警告音データがセットされる（EF27H）。次に、警告時の表示制御コマ

10

20

30

40

50

ンドがセットされる（EF13H）。警告時の表示制御コマンドがセットされた後、警告処理が終了する（EF47H）。

【0154】

図52は、出力データ制御処理の処理手順を示すフローチャートである。出力データ制御処理は、ランプ、LEDなどの表示データの制御処理を行なう処理である。まず、表示データの更新処理が終了しているか否かが判断される（EF48H）。具体的には、基本回路46のRAMに記憶されているランプタイマのタイマ値が0であるか否かが判断される。ランプタイマのタイマ値が0でない場合、ランプタイマの値が更新（-1）された上で、値が0にならないか否か、すなわち演算中か否かが判断される（EF4CH）。演算中である場合には、出力データ制御処理が終了する。一方、ランプタイマのタイマ値が0の場合、またはランプタイマのタイマ値が更新されて0となった場合には、ランプデータのアドレスが更新される（EF51H）。次に、ランプデータが作動中であるか否かが判断される（EF56H）。作動中でない場合、先頭アドレスが算出される（EF5AH）。次に、ランプデータが作動中の場合または先頭アドレスの算出が終了した後、ランプデータのアドレスがセットされる（EF5CH）。次に、ランプタイマがセットされる（EF5EH）。タイマセットの後、出力データ制御処理が終了する（EF62H）。

【0155】

図53は、出力データセット処理の処理手順を示すフローチャートである。出力データセット処理は、各出力データを出力形式に変換してセットする処理である。まず、汎用タイマの値が更新（+1）された後（EF63H）、飾りLEDのデータがセットされる（EF68H）。飾りLEDのデータには飾りLED27、飾りLED31、飾りLED30、飾りLED29、飾りLED12、V表示LED20、飾りLED28aおよび28b用のそれぞれのデータが含まれる。次に、大当たり動作中であるか否か、言い換えれば、後述する大入賞口開放前処理以降の処理が行なわれているか否かが判断される（EF70H）。具体的には、基本回路46のRAM内に記憶されているプロセス制御フラグの値が6以上であるか否かが判断される。プロセス制御フラグの値が6以上の場合には、後述する飾り図柄データセット処理（EF84H）へ移行する。プロセス制御フラグの値が6以上でない場合、確率変動中であるか否かが判断される（EF76H）。具体的には、基本回路46のRAM内に記憶されている確率変動フラグの値が0以外かどうか判断される。確率変動フラグの値が0以外の場合、後述する飾り図柄データセット処理（EF84H）へ移行する。一方、確率変動フラグの値が0の場合、確率変動中ランプがセットされる（EF7AH）。次に、飾り図柄のデータがセットされる（EF84H）。飾り図柄データとは、WC RND_K Z Uの値に応じた飾りLED B1および飾りLED B2の状態を指定するデータである。次に、ポートCのデータがセットされる（EF8EH）。ポートCは、遊技効果ランプ、レール飾りランプ22、風車ランプ15、サイドランプ19、袖ランプ18、始動記憶情報、大当たり情報、および音声用のLSIのRESET信号用のポートである。次に、ランプ制御データが抽出される（EF9BH）。ランプ制御データは、図示しない遊技盤の枠ランプデータである。次にプロセス制御フラグが参照され、後述する大入賞口開放前処理以降であるか否かが判断される（EF9FH）。具体的には、基本回路46のRAM内に記憶されているプロセス制御フラグの値が6以上であるか否かが判断される。プロセス制御フラグの値が6以上である場合、後述するランプ制御データの設定処理（EFAFH）が行なわれる。一方、プロセス制御フラグの値が6以上でない場合、確率変動中であるか否かが判断される（EFA3H）。具体的には、基本回路46のRAM内に記憶されている確率変動フラグの値が0以外であるか否かが判断される。確率変動フラグの値が0の場合、後述するランプ制御データの設定処理（EFAFH）へ移行する。一方、確率変動フラグの値が0以外の場合、エラーが発生しているか否かが判断される（EFA9H）。具体的には、基本回路46のRAM内に記憶されている警告フラグの値が0以外であるか否かが判断される。警告フラグの値が0以外の場合、後述するランプ制御データの設定処理（EFAFH）へ移行する。一方、警告フラグの値が0の場合、ランプ制御データが確率変動時のデータに指定される（EFA DH）。次に、ランプ制御

10

20

30

40

50

データが設定される（E F A F H）。次に、普通図柄記憶表示 L E D 1 0 1 のデータがセットされる（E F B H）。次に記憶表示 L E D 3 3 のデータがセットされる（E F C 4 H）。次に、普通図柄表示部 1 0 0 の表示データのテーブルアドレスが指定される（E F D Q H）。次に、警告フラグが参照され、エラーが発生しているか否かが判断される（E F D E H）。エラーが発生している場合、普通図柄表示部 1 0 0 の表示データのテーブルのうち、警告表示データを指定するアドレスが指定される（E F E 4 H）。普通図柄表示データテーブルの警告時のアドレスが指定された後、またはエラーが発生していないと判断された後、表示データの算出および設定が行なわれる（E F E Q H）。表示データの算出および設定の後、出力データセット処理が終了する（E F E E H）。

【 0 1 5 6 】

10

図 5 4 は、データ出力処理の処理手順を示すフローチャートである。データ出力処理は、図 4 1 に示す出力データセット処理によりセットされた表示データなどを出力ポートへ出力する処理である。まず、データのブランク処理が行なわれる（E F E F H）。データのブランク処理により、各種飾り L E D のデータ、有効始動情報、大当り情報、確率変動情報などのデータがクリアされる。次に、ポート C へのデータ出力が行なわれる（F 0 0 5 H）。次に、デジットカウンタの更新が行なわれる（F 0 0 A H）。次に、デジットデータが出力される（F 0 1 6 H）。次に、飾り L E D データが出力される（F 0 2 3 H）。次に、デジット対応データが出力される（F 0 2 E H）。デジット対応データの出力により出力処理が終了する（F 0 4 1 H）。

【 0 1 5 7 】

20

図 5 5 は、表示制御処理の処理手順を示すフローチャートである。表示制御処理は、表示器制御コードすなわち前述した表示制御に関するコマンドデータを出力する処理である。まず、図柄指定コードがセットされる（E E B 3 H）。次に、表示制御ヘッダであるコマンドデータ C O M H がセットされる（E E C 3 H）。次に、表示転送データが出力される（E E C 7 H）。次に、表示制御ヘッダの転送時以外であるか否かが判断される（E E D 4 H）。具体的には、基本回路 4 6 の R A M に記憶されている表示制御用のデータ転送カウンタの値が 0 であるか否かが判断される。データ転送カウンタの値が 0 の場合、コマンドデータ C O M C 用チェックサムカウンタがクリアされる（E E D 9 H）。チェックサムカウンタクリアの後または表示制御ヘッダの転送時以外であると判断された場合に、チェックサムカウンタが更新される（E E D C H）。次に、コマンドデータ C O M 0 ~ C O M 6 用の表示制御転送カウンタが更新される（E E E 2 H）。次に、タイマ 1 の割込がセットされる（E E E C H）。次に、表示制御用の X I N T 信号が出力される（E E F A H）。次に、割込処理が許可される（E F 0 3 H）。

【 0 1 5 8 】

30

図 5 6 は、ランダム更新処理の処理手順を示すフローチャートである。ランダム更新処理は、大当り判定用のランダムカウンタである W C R N D 1、左図柄表示用のランダムカウンタである W C R N D __ L、および普通図柄の当り判定用のランダムカウンタである W C R N D 2 のそれぞれの値を更新する処理である。まず、普通図柄の当り判定用のランダムカウンタである W C R N D 2（ランダムカウンタ 2）の値が更新（+ 1）される（F 0 4 2 H）。次に、更新されたランダムカウンタ 2 の値に桁上がりがあったか否かが判断される（F 0 4 5 H）。具体的には、更新されたランダムカウンタの値が 1 3 を超過する値であるか否かが判断される。更新されたランダムカウンタの値が 1 3 を超過する場合、ランダムカウンタに最小値「3」が指定される（F 0 4 9 H）。ランダムカウンタ W C R N D 2 の値に最小値が指定された後、またはランダムカウンタ W C R N D 2 の更新に伴い桁上がりが発生しなかった場合、該ランダムカウンタ W C R N D 2 の値が設定される（F 0 4 B H）。次に、左図柄表示用のランダムカウンタである W C R N D __ L の値が更新（+ 1）される（F 0 4 D H）。次に、更新された W C R N D __ L の値に桁上がりが生じたか否かが判断される（F 0 5 H）。具体的には、更新された W C R N D __ L の値が 1 4 を超過しているか否かが判断される。更新された W C R N D __ L の値が 1 4 を超過している場合、W C R N D __ L の値がクリアされる（F 0 5 4 H）。具体的には、W C R N D __ L の

40

50

値が0となる。WCRND__Lの値が0とされた後、または更新されたWCRND__Lの値に桁上がりが生じなかった場合、左図柄表示用のランダムカウンタの設定がなされる(F055H)。次に、大当り判定用のランダムカウンタであるWCRND1(ランダムカウンタ1)の値が更新(+1)される(F057H)。次に、更新されたWCRND1の値が最大値未満であるか否かが判断される(F05AH)。具体的には、更新されたWCRND1の値が370を超過していないか否かが判断される。更新されたWCRND1の値が370を超過している場合、カウンタがクリアされる(E05FH)。具体的には、大当り決定用ランダムカウンタWCRND1の値が0にセットされる。WCRND1の値が0にセットされた後、または、WCRND1の値が最大値未満であると判定された後、WCRND1の値がセットされる(F062H)。WCRND1の値がセットされた後、ランダム作成処理が終了する(F064H)。

10

【0159】

図57は、普通図柄プロセス処理の処理手順を示すフローチャートである。普通図柄プロセス処理は、普通図柄プロセス制御フラグが判断されて、ゲーム実行別に各モジュールが分岐実行される処理である。まず、エラー中であるか否かが判断される(F65EH)。具体的には、警告フラグの値が0であるか否かが判断される。警告フラグの値が0の場合、各プロセス処理が実行される(F662H)。具体的には、普通図柄プロセス制御フラグが普通図柄通常時フラグを示すとき図64を用いて後述する普通図柄通常時処理が実行され、普通図柄変動フラグのとき図65を用いて後述する普通図柄変動処理が実行され、普通図柄停止フラグのとき図66を用いて後述する普通図柄停止処理が実行される。各プロセス処理が実行された後または警告フラグの値が0以外のとき、普通図柄プロセス処理が終了する(F66DH)。

20

【0160】

図58は、プロセス処理の処理手順を示すフローチャートである。プロセス処理は、プロセス制御フラグの値が判断されて、ゲーム実行別に各モジュールが分岐実行される処理である。まず、エラー中であるか否かが判断される(F169H)。具体的には、警告フラグの値が0であるか否かが判断される。警告フラグの値が0の場合各プロセス処理が実行される(F16FH)。具体的には、プロセス制御フラグの値が、通常時フラグを示すとき図67および図68を用いて後述する通常時処理が実行され、全図柄変動フラグのとき図69を用いて後述する全図柄変動処理が実行され、左図柄停止フラグのとき図70を用いて後述する左図柄停止処理が実行され、右図柄停止フラグのとき図71を用いて後述する右図柄停止処理が実行され、中図柄停止フラグのとき図72を用いて後述する中図柄停止処理が実行され、フィーバーチェックフラグのとき図73を用いて後述するフィーバーチェック処理が実行され、大入賞口開放前フラグのとき図74を用いて後述する大入賞口開放前処理が実行され、大入賞口開放中フラグのとき図75を用いて後述する大入賞口開放中処理が実行され、大入賞口開放後フラグのとき図76を用いて後述する大入賞口開放後処理が実行される。各プロセス処理が終了した後または警告フラグの値が0以外のとき、プロセス処理が終了する(F17EH)。

30

【0161】

図59は、スイッチ処理の処理手順を示すフローチャートである。スイッチ処理は、スイッチ別の論理判定処理を行なう処理である。まず、第1種始動口スイッチ処理である第1種始動口スイッチ入賞判定処理(P__SWCK)が実行される(F065H)。第1種始動口スイッチ入賞判定処理については図77を用いて後述する。次にカウントスイッチ処理であるカウントスイッチ入賞判定処理(P__SW10)が実行される(F068H)。カウントスイッチ入賞判定処理については図78を用いて後述する。次に、特定領域スイッチ処理である特定領域スイッチ入賞判定処理(P__SWV)が実行される(F06BH)。特定領域スイッチ入賞判定処理については図79を用いて後述する。次に、普通図柄始動口スイッチ処理(P__SWZU)が実行される(F06EH)。普通図柄始動口スイッチ処理については図80を用いて後述する。次に、エラー中であるか否かが判断される(F071H)。具体的には、警告フラグの値が0であるか否かにより判断される。警

40

50

告フラグの値が0の場合、不正入賞無効タイマが更新(-1)される(F075H)。不正入賞無効タイマが更新された場合、または警告フラグの値が0の場合、スイッチ処理が終了する。

【0162】

図60は、音処理の処理手順を示すフローチャートである。音処理は、演奏データポイントの更新・音演奏処理を行なう処理である。まず、音データのアドレスの算出が行なわれる(F1BFH)。次に、指定データが現在実行中であるか否かが判断される(F1C8H)。実行中でない場合、新規アドレスタイマのセットが行なわれる(F1CEH)。新規アドレス・タイマセットが終了した後または指定データが現在実行中である場合、演奏データ出力処理である音演奏処理(PPLAY)が実行される(F1D6H)。音演奏処理については図86を用いて後述する。演奏データ出力処理が終了した後、音処理が終了する(F1D9H)。

10

【0163】

図61は、情報出力処理の処理手順を示すフローチャートである。情報出力処理は、各情報出力データ信号の設定を行なう処理である。まず、情報ポートがクリアされる(F19FH)。次に、有効始動情報がオフされているか否かが判断される(F1A2H)。具体的には、基本回路46のRAMに記憶されている有効始動情報タイマの値が0であるか否かが判断される。有効始動情報タイマの値が0でない場合、有効始動情報タイマの値が更新され(-1)(F1A6H)、次に、有効始動情報ビットがセットされる(F1A9H)。有効始動情報ビットがセットされた後または有効始動情報タイマの値が0のとき、大当たり中であるか否かが判断される(F1ACH)、具体的には、プロセス制御フラグの値が6より小さいか否かが判断される。プロセス制御フラグの値が6より小さくない場合、大当たり情報ビットおよび確率変動情報ビットがセットされる(F1B4H)。大当たり情報ビットおよび確率変動情報ビットがセットされた後、または有効始動情報タイマの値が6より小さいと判断された後、確率変動中であるか否かが判断される(F1B7H)。具体的には、基本回路46のRAMに記憶されている確率変動フラグの値が0であるか否かが判断される。確率変動フラグの値が0でない場合、確率変動情報ビットがセットされる(F1BBH)。確率変動情報ビットがセットされた後、または確率変動フラグが0であった場合、情報出力処理が終了する(F1BEH)。

20

【0164】

図62は飾り図柄制御処理の処理手順を示すフローチャートである。飾り図柄処理は、飾り図柄が停止図柄以外、または飾り図柄変動タイマの値が0以外の場合に飾り図柄の変動が行なわれる処理である。まず、飾り図柄変動タイマの演算が終了しているか否かが判断される(F630H)。具体的には、基本回路46のRAMに記憶されている飾り図柄変動タイマの値が0となっているか否かが判断される。飾り図柄変動タイマの値が0の場合には、後述する表示図柄の判断処理がなされる(F639H)。一方、飾り図柄変動タイマの値が0でない場合、飾り図柄変動タイマの値が更新(-1)された後、なお演算中であるか否かが判断される(F634H)。飾り図柄変動タイマの値が更新後に0にならない場合、後述する飾り図柄表示タイマの演算処理が終了しているか否かの判断の処理がなされる(F644H)。一方、飾り図柄変動タイマのタイマ値が更新後に0となった場合、表示図柄が停止図柄以外であるか否かが判断される(F639H)。具体的には、基本回路46に記憶されている飾り図柄表示図柄カウンタの値と飾り図柄停止図柄カウンタの値とが一致しているか否かが判断される。一致している場合、飾り図柄表示タイマがクリアされ(F63FH)、飾り図柄制御処理が終了する。一方、飾り図柄表示図柄カウンタの値と飾り図柄停止図柄カウンタの値とが一致していない場合、飾り図柄表示タイマの演算が終了しているか否かが判断される(F644H)。具体的には、飾り図柄表示タイマの値が0以外であるか否かが判断される。飾り図柄表示タイマの値が0でない場合、飾り図柄表示タイマの値が更新(-1)された後、なお演算中であるか否かが判断される(F648H)。飾り図柄表示タイマの値が更新された後、なお演算中の場合、飾り図柄制御処理が終了する(F65DH)。一方、飾り図柄表示タイマの値が更新された後飾り図

30

40

50

柄表示タイマの値が0となった場合、または、飾り図柄表示タイマの値が0であった場合、飾り図柄表示カウンタが更新(+1)される(F64DH)。次に、飾り表示図柄タイマがセットされる(F659H)。飾り表示図柄タイマのセット後、飾り図柄制御処理が終了する(F65DH)。

【0165】

図63は、ランダム更新処理の処理手順を示すフローチャートである。ランダム更新処理は、リーチ動作指定、普通図柄表示、特別図柄表示、飾り図柄表示などの各種ランダムカウンタの更新を行なう処理である。まず、リーチ動作指定ランダムカウンタであるWCRND__ACTの更新が行なわれる(F263H)。次に、リーチ動作指定ランダムカウンタであるWCRND__ACTの桁上がりがあるか否かが判断される(F26AH)。桁上がりがある場合は、普通図柄表示用ランダムカウンタであるWCRND__Fの更新が行なわれる(F26CH)。普通図柄表示用ランダムカウンタの更新の後、またはリーチ動作指定ランダムカウンタに桁上がりがないと判断された場合、中図柄表示用ランダムカウンタであるWCRND__Cの更新が行なわれる(F276H)。次に、中図柄表示用ランダムカウンタの桁上がりがあるか否かが判断される(F280H)。桁上がりがある場合、右図柄表示用ランダムカウンタであるWCRND__Rの更新が行なわれる(F282H)。右図柄表示用ランダムカウンタの更新の後、または、中図柄表示用ランダムカウンタの桁上がりがない場合、飾り図柄表示用ランダムカウンタであるWCRND__KZUが更新される(F28CH)。飾り図柄表示用ランダムカウンタの更新の終了の後、ランダム更新処理が終了する(F296H)。

【0166】

図64は、普通図柄通常時処理の処理手順を示すフローチャートである。普通図柄通常時処理は、普通図柄プロセス処理でセットされるワークをクリアし、入賞記憶がある場合、入賞記憶に基づいて変動する特別図柄の変動開始から変動終了までの変動時間を短縮させるか否かを決定し、普通図柄の当り決定用ランダムカウンタであるWCRND2の値の抽出および普通図柄設定を行ない、プロセス進行の実行を行なう処理である。まず、普通図柄プロセスタイマ処理(PFTIM)が実行され(F67AH)、プロセスデータのタイマ更新とデータ更新とがなされる。普通図柄プロセスタイマ処理については図81を用いて後述する。次に、普通図柄の入賞記憶があるか否かが判断される(F680H)。具体的には、普通図柄入賞記憶カウンタの値が0であるか否かが判断される。

【0167】

普通図柄入賞記憶カウンタの値が0の場合、普通図柄通常時処理が終了する(F6C5H)。一方、普通図柄入賞記憶カウンタの値が0以外である場合、ランダムカウンタWCRND2の値をチェックする条件のうち、通常時の条件が算出される。具体的には、基本回路46のRAMに記憶されている通常時のランダム2当り判定値が算出される。通常時のランダム2当り判定値は「3」である。次に、確率変動条件以外か否か、すなわち確率変動中以外か否かが判断される(F686H)。具体的には、確率変動フラグの値が0であるか否かが判断される。確率変動フラグの値が0以外であると判断された場合、高確率値のランダムチェック値が算出される。具体的には、基本回路46のRAMに記憶されている確率変動時のランダム2当り判定値が算出される。確率変動時のランダム2当り判定値は「3」～「12」である。確率変動時のランダム2当り判定値が算出された後、または、確率変動フラグの値が0であると判断された後、普通図柄入賞記憶カウンタの値が更新(-1)される(F692H)。次に当り図柄が算出される(F695H)。具体的には、当り図柄であるフィーバー図柄(表示F)が普通図柄停止図柄として算出される。次に、普通図柄の入賞記憶に基づいて抽出されたWCRND2の値が当りとなる値であるか否かが判断される(F627H)。具体的には、普通図柄ランダム格納バンク1に格納されている普通図柄当りランダム値の値が普通図柄ランダムチェック値と比較判定される。普通図柄ランダム格納バンク1は、後述する普通図柄ランダム格納バンク2～4と共に基本回路46のRAMに構成されている。普通図柄ランダムカウンタ1に格納されている普通図柄当りランダム値とランダムチェック値とが異なる場合、はずれ図柄がセットされる

(F 6 9 B H)。具体的には、普通図柄ランダム格納バンク 1 に格納されている普通図柄表示用ランダムカウンタの値で指定される普通図柄停止図柄がセットされる。この際、普通図柄表示用ランダムカウンタの値が普通図柄ランダムチェック値と一致した場合には、強制的にはずれ図柄がセットされる。はずれ図柄がセットされた後、または、普通図柄当りランダム値が当りであると判断された場合、普通図柄の停止図柄が設定される (F 6 A 2 H)。具体的には、停止図柄が「 F 」に設定される。次に、普通図柄プロセスフラグが更新 (+ 1) される (F 6 A 4 H)。次に確率変動中であるか否かが判断される (F 6 A 7 H)。具体的には、確率変動フラグの値が 0 以外であるか否かが判断される。確率変動フラグの値が 0 の場合、後述するバンクシフト処理へ移行する (F 6 B 4 H)。一方、確率変動フラグの値が 0 以外の場合、大入賞口開放処理移行であるか否かが判断される (F 6 A B H)。具体的には、特別図柄プロセス制御フラグの値が 6 以上であるか否かが判断される。特別図柄プロセス制御フラグの値が 6 以上であると判断された場合、後述するバンクシフト処理へ移行する。一方、特別図柄プロセス制御フラグの値が 6 以上でない場合、普通図柄プロセスフラグが更新 (+ 1) される。次に、バンクシフトが行なわれる (F 6 B 4 H)。具体的には、普通図柄ランダム格納バンク 2 のデータが普通図柄ランダム格納バンク 1 へ、普通図柄ランダム格納バンク 3 のデータが普通図柄ランダム格納バンク 2 へ、普通図柄ランダム格納バンク 4 のデータが普通図柄ランダム格納バンク 3 へそれぞれバンクシフトされる。バンクシフトが終了した後、普通図柄通常時処理が終了する (F 6 C 5 H)。

【 0 1 6 8 】

図 6 5 は、普通図柄変動時処理の処理手順を示すフローチャートである。普通図柄変動時処理は、普通図柄変動表示のプロセスデータなどを実行する処理である。まず、普通図柄変動タイマの演算が終了しているか否かが判定される (F 6 C 6 H)。具体的には、基本回路 4 6 の R A M に記憶されている普通図柄変動タイマのタイマ値が 0 であるか否かが判別される。普通図柄変動タイマのタイマ値が 0 である場合、後述する新規変動タイマのセット処理へ移行する。一方、普通図柄変動タイマのタイマ値が 0 でない場合、普通図柄変動タイマが更新 (- 1) された後、普通図柄変動タイマの値が 0 となっているか否かが判断される (F 6 C A H)。普通図柄変動タイマの値が 0 となっていない場合には、後述するプロセスタイマアドレス算出処理へ移行する (F 6 D D H)。一方、普通図柄変動タイマの値が 0 となった場合、新規変動タイマがセットされる (F 6 C F H)。具体的には、普通図柄変動タイマの値が 1 0 0 m s にセットされる。次に、普通図柄の表示図柄が更新 (+ 1) される (F 6 D 5 H)。具体的には、基本回路 4 6 の R A M に記憶されている普通図柄表示図柄カウンタの値が更新 (+ 1) される。次に、更新された前記普通図柄表示図柄カウンタの値が最大値未満であるか否かが判断される (F 6 D 6 H)。具体的には、普通図柄表示図柄カウンタの値が 6 以下であるか否かが判断される。普通図柄表示図柄カウンタの値が 6 以下でない場合、普通図柄表示図柄カウンタがクリアされる (F 6 D A H)。普通図柄表示図柄カウンタがクリアされた後、または、普通図柄表示図柄カウンタの値が 6 以下であった場合、普通図柄の表示設定が行なわれる (F 6 D B H)。次に、プロセスタイマのアドレスが算出される (F 6 D D H)。具体的には、普通図柄の変動時間が指定されたプロセスデータアドレスが普通図柄プロセスフラグの値に応じて選択、算出される。普通図柄プロセスフラグの値が 1 の場合、通常時における普通図柄の変動時間が指定された図柄変動時プロセスデータのアドレスが算出され、普通図柄プロセスフラグの値が 2 のとき確率変動時の図柄変動時間が指定された短縮時図柄変動プロセスデータのアドレスが算出される。図柄変動時プロセスデータにおいて、普通図柄の変動時間は 2 9 . 5 秒に設定されている。一方、短縮時図柄変動プロセスデータにおいては、普通図柄変動時間は 5 . 0 秒に設定されている。次に、プロセスタイマ処理 (P F T I M) が実行される (F 6 E 9 H)。プロセスタイマ処理については、図 8 1 を用いて後述する。次に、プロセスが実行中であるか否かが判断される (F 6 E C H)。プロセスが実行中の場合、普通図柄変動時処理が終了する (F 7 0 C H)。一方、プロセスが実行中でない場合、普通図柄の停止図柄がセットされる (F 6 E E H)。次に、普通図柄プロセスフラグの値が普

通図柄はずれ処理を示す値に更新（＋３）される（Ｆ６Ｆ２Ｈ）。次に、普通図柄がはずれ図柄であるか否かが判断される（Ｆ６Ｆ６Ｈ）。具体的には、普通図柄表示図柄カウンタの値がフィーバー図柄「Ｆ」を指定する値「５」以外であるか否かが判断される。普通図柄停止図柄カウンタの値が「５」でない場合、普通図柄変動時処理が終了する（Ｆ７０ＣＨ）。一方、普通図柄停止図柄カウンタの値が、「５」の場合、普通図柄プロセスフラグの値が更新（＋１）される（Ｆ６ＦＣＨ）。次に、確率変動中以外であるか否かが判断される（Ｆ６ＦＦＨ）。具体的には、確率変動フラグの値が０であるか否かが判断される。確率変動フラグの値が０の場合、普通図柄変動時処理が終了する（Ｆ７０ＣＨ）。一方、確率変動フラグの値が０でない場合、大入賞口開放中処理にあるか否かが判断される（Ｆ７０３Ｈ）。具体的には、プロセス制御フラグの値が７であるか否かが判断される。プロセス制御フラグの値が７の場合、普通図柄変動時処理が終了する（Ｆ７０ＣＨ）。一方、プロセス制御フラグの値が７でない場合、普通図柄プロセスフラグの値が更新（＋１）された後（Ｆ７０９Ｈ）、普通図柄変動時処理が終了する（Ｆ７０ＣＨ）。

【０１６９】

図６６は、普通図柄停止時処理の処理手順を示すフローチャートである。普通図柄停止時処理は、普通図柄停止時のプロセスデータの実行を行なう処理である。まず、停止した普通図柄がはずれである場合のプロセスデータが指定される（Ｆ７０ＤＨ）。具体的には、基本回路４６のＲＡＭに記憶されている図柄はずれプロセスデータが指定される。図柄はずれデータにはソレノイド１０３（図１参照）の動作制御時間がセットされている。次に、普通図柄の停止図柄ははずれであるか否かが判断される（Ｆ７１０Ｈ）。具体的には、普通図柄プロセスフラグの値が３であるか否かが判断される。普通図柄プロセスフラグの値が３の場合、後述するプロセスタイマ処理（ＰＦＴＩＭ）へ移行する（Ｆ７２０Ｈ）。一方、普通図柄プロセスフラグの値が３でない場合、確率変動時以外の通常時において普通図柄に当りが発生した場合のプロセスデータが指定される（Ｆ７１６Ｈ）。具体的には、基本回路４６のＲＡＭに記憶されている通常時図柄当りプロセスデータが指定される。通常時図柄当りプロセスデータには、ソレノイド１０３（図１参照）を０．５秒間オフの状態に動作させた後、０．５秒間オンの状態に動作させる制御データがセットされている。次に、確率変動中であるか否かが判断される（Ｆ７１９Ｈ）。具体的には、普通図柄プロセスフラグの値が４であるか否かが判断される。普通図柄プロセスフラグの値が４の場合、後述するプロセスタイマ処理（ＰＦＴＩＭ）へ移行する（Ｆ７２０Ｈ）。一方、普通図柄プロセスフラグの値が４でない場合、確率変動時に普通図柄の当りが発生した場合におけるプロセスデータが指定される（Ｆ７１ＤＨ）。具体的には、基本回路４６のＲＡＭに記憶されている確率変動時図柄当りプロセスデータが指定される。確率変動時図柄当りプロセスデータには、ソレノイド１０３（図１参照）を０．５秒間オフの状態に動作させた後２．９秒間オンの状態に動作させて、引続いて２．０秒間オフの状態に動作させた後２．９秒間オンの状態に動作させるような制御が行なわれる。次に、プロセスタイマ処理（ＰＦＴＩＭ）が実行される（Ｆ７２０Ｈ）。プロセスタイマ処理については、図８１を用いて後述する。次に、プロセスタイマが演算中であるか否かが判断される（Ｆ７２３Ｈ）。具体的には、普通図柄プロセスタイマの値が０以外か否かが判断される。普通図柄プロセスタイマの値が０以外の場合、普通図柄停止処理が終了する（Ｆ７２８Ｈ）。一方、普通図柄プロセスタイマの値が０の場合、普通図柄プロセスフラグがクリアされる（Ｆ７２５Ｈ）。普通図柄プロセスフラグのクリアの後、普通図柄停止処理が終了する（Ｆ７２８Ｈ）。

【０１７０】

図６７、および図６８は、通常時処理の処理手順を示すフローチャートである。まず図６７を参照して、通常時処理は、プロセス処理でセットされるワークをクリアし、入賞記憶がある場合、入賞記憶に基づいて変動する特別図柄の変動開始から変動終了までの時間を短縮させるか否かを決定し、プロセス信号の実行を行なう処理である。まず、通常データセット処理であるデータセット処理（Ｐ＿ＤＡＴＡＳＥＴ）が実行され（Ｆ２９７Ｈ）、通常時には必要のないワークがクリアされる。データセット処理については図８３を用

10

20

30

40

50

いて後述する。次に、入賞記憶があるか否かが判断される（F 2 A 1 H）。具体的には、入賞記憶カウンタの値が0であるか否かが判断される。

【0 1 7 1】

入賞記憶カウンタの値が0の場合、通常時プロセスデータ処理であるプロセスデータ/タイマ処理（P__PRO__TM）が実行され（F 2 A 5 H）、通常時プロセスデータがセットされる。通常時プロセスデータ処理（プロセスデータ/タイマ処理）については図82を用いて後述する。次に、有効始動情報タイマがクリアされる（F E A B H）。有効始動情報タイマがクリアされた後、通常時処理が終了する。

【0 1 7 2】

一方、入賞記憶カウンタの値が0以外である場合、次回短縮フラグの値が短縮フラグに10
セットされる（F 2 B 0 H）。具体的には、基本回路46のRAMに記憶されている次回短縮フラグの値が、同じくRAMに記憶されている短縮フラグにセットされる。次に、現在の入賞記憶数が次回短縮フラグにセットされる（F 2 B 2 H）。具体的には、基本回路46のRAM内に記憶されている入賞記憶カウンタの値が次回短縮フラグにセットされる。次に、次回短縮条件チェック値に2がセットされる（F 2 B 6 H）。次に、確率変動中であるか否かが判断される（F 2 B 8 H）。具体的には、確率変動フラグの値が0以外であるか否かが判断される。確率変動フラグの値が0以外でない場合、次回短縮条件チェック値に3がセットされる（F 2 B D H）。次回短縮条件チェック値に3がセットされた後、または、確率変動フラグの値が0以外と判断された場合、入賞記憶数が、セットされた20
チェック値以上であるか否かが判断される（F 2 B F H）。具体的には、入賞記憶カウンタの値が次回短縮条件チェック値（2または3）以上であるか否かが判断される。入賞記憶カウンタの値が次回短縮条件チェック値以上でない場合、次回短縮フラグがクリアされる（F 2 C 3 H）。次回短縮条件フラグがクリアされた後、または、入賞記憶カウンタの値が次回短縮条件チェック値以上であると判断された場合、現在の入賞記憶数が2個未満であるか否かが判断される（F 2 C 6 H）。具体的には、入賞記憶カウンタの値が2未満であるか否かが判断される。入賞記憶カウンタの値が2未満である場合、後述する短縮フラグのクリア処理（F 2 D 5 H）がなされる。入賞記憶カウンタの値が2個未満でない場合、確率変動中であるか否かが判断される（F 2 C C H）。具体的には、確率変動フラグの値が0以外であるか否かが判断される。確率変動フラグの値が0以外であると判断された場合、後述する、入賞記憶カウンタの更新処理がなされる（F 2 D 8 H）。確率変動フラグの値が0以外でないと判断された場合、入賞記憶数が4個であるか否かが判断される（F 2 D 1 H）。具体的には、入賞記憶カウンタの値が4であるか否かが判断される。入賞記憶カウンタの値が4であると判断された場合、後述する入賞記憶カウンタの更新処理がなされる（F 2 D 8 H）。入賞記憶カウンタの値が4でないと判断された場合、短縮フラグの値がクリアされる（F 2 D 5 H）。次に入賞記憶カウンタの値が更新（-1）される（F 2 D 8 H）。次に、大当りフラグがクリアされる（F 2 D B H）。次に図68を参照して、大当りフラグのクリア処理の後、大当りチェック値テーブル内の通常時の大当りチェック値を指定するアドレスが指定される（F 2 D E H）。具体的には、基本回路46のRAMに記憶されている通常時の大当りチェック値を指定するアドレスが指定される。

【0 1 7 3】

ここで、大当りチェック値テーブルについて図91（B）を参照して説明を行なう。基本回路46のRAMには、図91（B）に示す大当りチェック値テーブルが設けられている。具体的には、図に示すアドレスに対応して大当りチェック値1～大当りチェック値5が大当りチェック値テーブル内に設けられており、これらの大当りチェック値により大当り決定用のランダムカウンタWC R N D 1の値が大当りとなる値か否かが判断される。大当りチェック値1として「3」が、大当りチェック値2として「67」が、大当りチェック値3として「173」が、大当りチェック値4として「251」が、大当りチェック値5として「331」がそれぞれ記憶されている。なお、大当りチェック値1の次に終了コードが記憶されており、これにより大当りチェック値5から順に大当りチェック値1まで、アドレスに従って大当りチェック値とWC R N D 1の値とが比較される場合に、終了コ 50

ードが参照された時点で比較判定が終了されるようにテーブルが構成されている。

【 0 1 7 4 】

再び図 6 8 を参照して、ステップ F 2 D E H で指定される通常時の大当りチェック値のアドレスとは、図 9 1 (B) に説明した大当りチェック値 1 が指定されるアドレス E C C C である。

【 0 1 7 5 】

ステップ F 2 D B H でアドレスが指定された後、確率変動中以外であるか否かが判断される (F 2 E 1 H)。具体的には、確率変動フラグの値が 0 であるか否かが判断される。確率変動フラグの値が 0 である場合、後述する大当り判定 (F 2 E 8 H) がなされる。確率変動フラグの値が 0 以外の場合、確率変動中の大当りチェック値を指定するアドレスが指定される (F 2 E 5 H)。具体的には、図 9 1 (B) で説明した大当りチェック値テーブル内の大当りチェック値 5 を指定するアドレスが指定される。次に、大当り決定用のランダムカウンタである W C R N D 1 が大当り以外であるか否かが判断される (F 2 E 8 H)。具体的には、ランダムカウンタ W C R N D 1 の値と指定された大当りチェック値 5 とが異なるか否かが判断される。W C R N D 1 の値と指定された大当りチェック値 5 とが一致する場合、大当りフラグがセットされる (F 2 E F H)。大当りフラグのセットの後、または、ランダムカウンタ W C R N D 1 の値と大当りチェック値 5 とが異なると判断された後、大当りチェック値テーブルのアドレスが更新 (+ 2) される (F 2 F 2 H)。次に、大当りチェックの判定が終了したか否かが判断される (F 2 F 4 H)。具体的には、指定された大当りチェック値テーブルにセットされているすべての大当りチェック値とランダムカウンタ W C R N D 1 の値とが比較チェックされたか否かが判断される。すべての大当りチェック値との比較判定が終了していない場合、前述したステップ F 2 E 8 H に戻り、以下すべての大当りチェック値との比較判定がなされるまでステップ F 2 E 8 H からステップ F 2 F 4 H の処理が繰返し行なわれる。次に、大当りチェック値テーブルにセットされているすべての大当りチェック値とランダムカウンタ W C R N D 1 との比較判定が終了した場合、停止図柄セット処理 (P _ Z U S E T) がなされる (F 2 F C H)。停止図柄セット処理については図 8 7 を用いて後述する。次に、バンクシフトが行なわれる (F 2 F F H)。

【 0 1 7 6 】

ここでバンクシフトについて説明する。図 9 1 (C) は、大当り判定用のランダムカウンタ W C R N D 1 と、左停止図柄決定用のランダムカウンタ W C R N D _ L との値が始動入賞時に抽出されて格納される格納先となるランダムバンクを説明する説明図である。ランダムバンクには、W C R N D 1 が格納される大当りランダム格納バンク、および W C R N D _ L が格納される左図柄格納バンクがそれぞれ 4 領域設けられている。これにより、過去 4 回の始動入賞時に抽出されたランダムカウンタ値が格納可能である。始動入賞があれば、図 9 1 (C) に示すランダムバンクのうち先頭の領域から順にランダムカウンタが格納される。これにより、記憶 1 大当りランダム格納バンク (W B A N K + 0 :) および記憶 1 左図柄ランダム格納バンク (W B A N K + 2 :) に過去 4 回の始動入賞のうち一番初めの始動入賞時に抽出されたランダムカウンタ値が格納される。前述した大当りチェック値とランダムカウンタ値との比較は、常にこの先頭のバンク W B A N K + 0 : に格納されているランダムカウンタ W C R N D 1 の値で行なわれる。そして、比較判定が終了した後、記憶 2 大当りランダム格納バンク (W B A N K + 3 :) に格納されているランダムカウンタ値との比較判定に備えてバンクシフトが行なわれる。すなわち、W B A N K + 3 : 内の値が W B A N K + 0 : へ、W B A N K + 6 : 内の値が W B A N K + 3 : へ、W B A N K + 9 : 内の値が W B A N K + 6 : へそれぞれシフトされ、W B A N K + 5 : 内の値が W B A N K + 2 : へ、W B A N K + 8 : 内の値が W B A N K + 5 : へ、W B A N K + 1 1 : 内の値が W B A N K + 8 : へそれぞれシフトされることにより、バンクシフトが行なわれる。

【 0 1 7 7 】

再び図 6 8 に戻り、ステップ F 2 F F H で前述したバンクシフトがなされた後、次に、

プロセス制御フラグが更新（＋１）された後（Ｆ３１７Ｈ）、通常時処理が終了する（Ｆ３１ＤＨ）。

【０１７８】

図６９は、全図柄変動処理の処理手順を示すフローチャートである。全図柄変動処理は、全図柄変動表示のプロセスデータなどを実行する処理である。まず、通常時の各全図柄変動プロセスデータが参照されるアドレスが指定される（Ｆ３９ＢＨ）。具体的には、基本回路４６のＲＡＭに記憶されている全図柄通常変動時プロセスデータが参照されるアドレスが指定される。全図柄通常変動時プロセスデータには、特別図柄の変動開始から変動終了までの所要時間である図柄変動時間などが指定されている。全図柄通常変動時プロセスデータ内の図柄変動時間は４．６秒となっている。次に、短縮フラグがあるか否かが判断される（Ｆ３９ＥＨ）。具体的には、短縮フラグの値が０以外であるか否かが判断される。短縮フラグの値が０と判断された場合、後述するプロセスデータ／タイマ処理がなされる（Ｆ３ＡＣＨ）。一方、短縮フラグが０以外と判断された場合、前記通常時の各全図柄変動プロセスデータが参照されるアドレスに代えて、確率変動短縮時の各全図柄変動プロセスデータが参照されるアドレスが指定される（Ｆ３Ａ２Ｈ）。確率変動短縮時の各全図柄変動プロセスデータ内にセットされている図柄変動時間は１．０秒となっている。次に、確率変動中であるか否かが判断される（Ｆ３Ａ５Ｈ）。具体的には、確率変動フラグの値が０以外であるか否かが判断される。確率変動フラグの値が０以外と判断された場合、後述するプロセスデータ／タイマ処理がなされる（Ｆ３ＡＣＨ）。一方、確率変動フラグの値が０であった場合、前記確率変動短縮時の各全図柄変動プロセスデータが参照されるアドレスの指定に代えて、短縮時の各全図柄変動プロセスデータが参照されるアドレスが指定される（Ｆ３Ａ９Ｈ）。短縮時の各全図柄変動プロセスデータ内にセットされている図柄変動時間は３．１秒となっている。次に、プロセスデータ／タイマ処理（Ｐ__ＰＲＯ__ＴＭ）が実行される（Ｆ３ＡＣＨ）。プロセスデータ／タイマ処理については図８２を用いて後述する。次に、プロセスが作動中であるか否かが判断される（Ｆ３ＡＦＨ）。プロセスが作動中でない場合、プロセス制御フラグが更新（＋１）される（Ｆ３Ｂ１Ｈ）。プロセス制御フラグの更新の後、またはプロセスが作動中であると判断された場合、全図柄変動処理が終了する（Ｆ３Ｂ７Ｈ）。

【０１７９】

図７０は、左図柄停止処理の処理手順を示すフローチャートである。左図柄停止処理は、左図柄停止のプロセスデータの実行（実行終了で図柄は停止する）を行なう処理である。まず、左図柄停止プロセス処理であるプロセスデータ／タイマ処理（Ｐ__ＰＲＯ__ＴＭ）が実行される（Ｆ３Ｂ８Ｈ）。プロセスデータ／タイマ処理については図８２を用いて後述する。次に、プロセスが作動中であるか否かが判断される（Ｆ３Ｂ２Ｈ）。プロセスが作動中でない場合、プロセス制御フラグが更新（＋１）される（Ｆ３Ｃ０Ｈ）。プロセス制御フラグが更新された後または、プロセスが作動中であると判断された場合、左図柄停止処理が終了する（Ｆ３Ｃ６Ｈ）。

【０１８０】

図７１は、右図柄停止処理の処理手順を示すフローチャートである。右図柄停止処理は、右図柄停止（通常／リーチ予告／スピン）のプロセスデータの実行を行なう処理である。まず、各右図柄停止プロセス処理であるプロセスデータ／タイマ処理（Ｐ__ＰＲＯ__ＴＭ）が実行される（Ｆ３Ｃ７Ｈ）。プロセスデータ／タイマ処理については図８２を用いて後述する。次に、プロセスが作動中であるか否かが判断される（Ｆ３ＤＥＨ）。プロセスが作動中の場合、右図柄停止処理が終了する（Ｆ４１ＢＨ）。一方、プロセスが作動中でない場合、プロセス制御フラグが更新（＋１）される（Ｆ３Ｅ０Ｈ）。次に、リーチなしであるか否かが判断される（Ｆ３Ｅ６Ｈ）。具体的には、リーチ動作フラグの値が０であるか否かが判断される。リーチ動作フラグは基本回路４６のＲＡＭに記憶されている。リーチ動作フラグの値が「０００Ｈ」のときリーチなしが示され、「００１Ｈ」のときノーマルリーチが指定され、「００２Ｈ」のときどけどけリーチが指定され、「００３Ｈ」のときＳ字コーナリーチが指定され、「００４Ｈ」のときバックファイアーリーチが指

定され、「014H」のとき滑りリーチ（4図柄）が指定され、「015H」のとき滑りリーチ（5図柄）が指定され、「016H」のとき滑りリーチ（6図柄）が指定され、「01DH」のとき戻りリーチが指定され、「081H」のときスピン後ノーマルリーチが指定され、「082H」のときスピン後どけどけリーチが指定され、「083H」のときスピン後S字コーナーリーチが指定され、「084H」のときスピン後バックファイアーリーチが指定され、「094H」のときスピン後滑りリーチ（4図柄）が指定され、「095H」のときスピン後滑りリーチ（5図柄）が指定され、「096H」のときスピン後滑りリーチ（6図柄）が指定され、「09AH」のときスピン後戻りリーチが指定される。

【0181】

10

リーチ動作フラグの値が0のとき、右図柄停止処理が終了し、0でない場合、周回時間演算処理であるリーチ時周回時間演算処理（P__RCH__SYU）が実行される（F3EAH）。リーチ時周回時間演算処理については図88を用いて後述する。次に、バックファイアーリーチであるか否かが判断される（F3EDH）。具体的には、リーチ動作フラグの値が4がであるか否かが判断される。リーチ動作フラグの値が4である場合、右図柄停止処理が終了し、4でない場合、大当り図柄からの距離が算出される（F3F3H）。

【0182】

次に、滑りまたは戻りリーチ以外であるか否かが判断される（F3FBH）。具体的には、リーチ動作フラグの値が「014H」より小さいか否かが判断される。リーチ動作フラグの値が「014H」以上の場合、滑り図柄数の補正が行なわれる（F3FFH）。滑り図柄数の補正の後、またはリーチ動作フラグの値が「014H」より小さい場合、図柄移動時間演算処理であるリーチ時図柄移動量時間演算処理（P__RCH__TIM）が実行される（F406H）。リーチ時図柄移動量時間演算処理については図89を用いて後述する。次に、戻りリーチ以外であるか否かが判断される（F40AH）。戻りリーチ以外である場合は右図柄停止処理が終了し、戻りリーチである場合は戻り時間演算がセットされる（F410H）。戻り時間演算がセットされた後、右図柄停止処理が終了する（F41BH）。

20

【0183】

図72は、中図柄停止処理の処理手順を示すフローチャートである。中図柄停止処理は、リーチフラグがない場合は通常停止プロセスデータの実行を行ない、リーチフラグありのときは各リーチ動作プロセスデータの実行を行なう処理である。まず、通常リーチプロセスデータの指定が行なわれる（F437H）。次に、リーチ以外であるか否かが判断される（F43AH）。具体的には、リーチ動作フラグの値が0であるか否かが判断される。リーチ動作フラグの値が0のとき、後述するプロセスタイマ処理が実行される（F4C7H）。

30

【0184】

一方、リーチ動作フラグの値が0でない場合、リーチ動作指定コマンドがあるか否かが判断される（F43EH）。リーチ動作指定コマンドがある場合、リーチ動作指定コマンドがセットされる（F442H）。ここで、リーチ動作指定コマンドとは、前述したコマンドデータCOM4である、リーチ動作指定コマンドのセットの後、またはリーチ動作指定コマンドがないと判断された場合、周回数指定コマンドがセットされる（F449H）。ここで、周回数指定コマンドとは、前述したコマンドデータCOM4のbit1、0のデータである。次に、滑り数指定コマンドがセットされる（F44FH）。ここで、滑り数指定コマンドとは、前述したコマンドデータCOM5のbit2～0のデータである。

40

【0185】

次に、スピンがあるか否かが判断される（F45BH）。具体的には、基本回路46のRAMに記憶されているスピンのフラグの値が0以外であるか否かが判断される。スピンのフラグの値が0以外の場合、各プロセスデータのアドレスが算出され（F45FH）、プロセスタイマ処理（F4C7H）へ移行する。一方、スピンのフラグの値が0の場合、各リーチプロセスデータのアドレスが算出され（F45FH）、プロセスタイマ処理（F4C7

50

H)へ移行する。次に、プロセスタイマ処理であるプロセスデータ/タイマ処理(P__PRO__TM)が実行される(F4C7H)。プロセスデータ/タイマ処理については図82を用いて後述する。次に、プロセスが作動中であるか否かが判断される(F4C4H)。プロセスが作動中の場合、中図柄停止処理が終了する(F4D6H)。プロセスが作動中でない場合、プロセス制御フラグが更新(+1)される(F4CCH)。次に、有効始動情報タイマがセットされる(F4D2H)。有効始動情報タイマのセットの後、中図柄停止処理が終了する(F4D6H)。

【0186】

図73は、フィーバーチェック処理の処理手順を示すフローチャートである。フィーバーチェック処理は、チェック処理のプロセス実行を行ない、処理終了時に大当たりフラグを
10
チェックして移行のプロセスフラグを設定する処理である。まず、リーチ動作フラグがクリアされる(F4D7H)。次に、フィーバーチェックプロセスタイマ処理であるプロセスデータ/タイマ処理(P__PRO__TM)が実行される(F4DAH)。プロセスデータ/タイマ処理については図82を用いて後述する。次に、プロセスが動作中であるか否かが判断される(F4E0H)。プロセスが動作中の場合、フィーバーチェック処理が終了する(F51EH)。プロセスが作動中でない場合、大当たりか否かが判断される(F4E2H)。具体的には、大当たりフラグの値が0以外であるか否かが判断される。大当たりフラグは、はずれ時に「000H」となり、大当たり時に「001H」となる。大当たりフラグは、基本回路46のRAMに記憶されている。大当たりフラグの値が0以外の場合、プロセス制御フラグが更新される(F4F5H)。次に大当たりの図柄が確率変動図柄か否かが判断
20
される(F4F8H)。具体的には、左図柄表示用ランダムカウンタであるWC RND__Lの値が「3」、「5」、「6」、「8」、「11」のいずれかの値であるか否かが判断される。WC RND__Lの値が前記いずれかの値と等しい場合、確率変動フラグがセットされる(F506H)。確率変動フラグは基本回路46のRAMに記憶されており、具体的には、確率変動フラグの値に2がセットされる。確率変動フラグに2がセットされた後、または、大当たりの図柄が確率変動図柄以外であると判断された場合、大当たりフラグがクリアされる(F50AH)。次に、飾り図柄変動タイマ、飾り図柄停止図柄などの各データがセットされる(F50FH)。次に、セットされた飾り図柄停止図柄のデータに応じて、飾り図柄停止図柄の算出および設定が行なわれる(F514H)。具体的には、飾り
30
LEDB1およびB2のランダムカウンタであるWC RND__K Z Uの値に応じて飾りLEDB1およびB2の設定が行なわれる。飾り図柄停止図柄の算出および設定がなされた後、フィーバーチェック処理が終了する(F51EH)。

【0187】

一方、大当たりフラグの値が0の場合は、通常時プロセスデータセット処理であるプロセスデータセット処理(P__PRO__SET)が実行される(F4E6H)。プロセスデータセット処理については図90を用いて後述する。次に、プロセスフラグがクリアされる(F4ECH)。次に、大当たりフラグがクリアされ(F4F1H)、フィーバーチェック処理が終了する(F51EH)。

【0188】

図74は、大入賞口開放前処理の処理手順を示すフローチャートである。大入賞口開放前処理は、大入賞口開放前のプロセス処理の実行を行ない、処理終了後に開放中のデータを初期設定する処理である。まず、各開放回数プロセスタイマ処理であるプロセスデータ/タイマ処理(P__PRO__TM)が実行される(F51FH)。プロセスデータ/タイマ処理については図82を用いて後述する。次に、プロセスが作動中であるか否かが判断される(F520H)。プロセスが作動中である場合、大入賞口開放前処理が終了する(F53EH)。一方、プロセスが作動中でない場合、開放中データがクリアされる(F52FH)。次に、プロセス制御フラグが更新(+1)された後(F538H)、大入賞口開放前処理が終了する(F53EH)。

【0189】

図75は、大入賞口開放中処理の処理手順を示すフローチャートである。大入賞口開放

10

20

30

40

50

中処理は、大入賞口開放中のプロセス処理実行を行なうとともに、入賞個数が規定値を超えた場合に次のプロセスに移行する処理である。まず、入賞個数表示制御コマンドがセットされる（F 5 3 F H）。ここで、入賞個数表示制御コマンドとは、前述したコマンドデータ C O M 6 のデータである。次に、不正入賞警告無効時間がセットされる（F 5 4 4 H）。次に、特定領域有効時間がセットされる（F 5 4 9 H）。次に、入賞個数が最大値以上となっているか否かが判断される（F 5 4 E H）。具体的には、大入賞口入賞個数カウンタの値が 9 以上になっているか否かが判断される。大入賞口入賞個数カウンタは、基本回路 4 6 の R A M に記憶されている。

【 0 1 9 0 】

大入賞口入賞個数カウンタの値が 9 より小さい場合、各開放回数プロセスタイマ処理であるプロセスデータ / タイマ処理（P _ P R O _ T M）が実行される（F 5 5 4 H）。プロセスデータ / タイマ処理については図 8 2 を用いて後述する。次に、プロセスが作動中であるか否かが判断される（F 5 6 2 H）。プロセスが作動中の場合、大入賞口開放中処理が終了する（F 5 6 A H）。一方、プロセスが作動中でない場合、または大入賞口入賞個数カウンタの値が 9 以上である場合、プロセス制御フラグが更新（+ 1）された後（F 5 6 4 H）、大入賞口開放中処理が終了する（F 5 6 A H）。

【 0 1 9 1 】

図 7 6 は、大入賞口開放後処理の処理手順を示すフローチャートである。大入賞口開放後処理は、大入賞口開放後のプロセス処理の実行を行なうとともに、特定領域の入賞があった場合に開放前のプロセスに移行する処理である。まず、特定領域有効時間のタイマの演算が終了しているか否かが判断される。具体的には、基本回路 4 6 の R A M に記憶されている特定領域有効時間タイマの値が 0 となっているか否かが判断される。特定領域有効時間タイマの値が 0 となっている場合、後述する入賞があったか否かの判断処理がなされる（F 5 7 4 H）。一方、特定領域有効時間タイマの値が 0 でない場合、特定領域有効時間タイマの値が更新（- 1）され（F 5 6 F H）、特定領域有効時間タイマの値が 0 となったか否かが判断される（F 5 7 2 H）。特定領域有効時間タイマの値が更新された後、特定領域有効時間タイマの値が 0 となっていない場合、後述する特定領域への入賞があるか否かの判断処理がなされる（F 5 7 P H）。一方、特定領域有効時間タイマの値が 0 となった場合、入賞があったか否かが判断される（F 5 7 4 H）。具体的には、基本回路 4 6 の R A M に記憶されている大入賞口入賞個数カウンタの値が 0 以外であるか否かが判断される。大入賞口入賞個数カウンタの値が 0 以外の場合、後述する特定領域への入賞があるか否かの判断処理がなされる（F 5 7 B H）。一方、大入賞口入賞個数カウンタの値が 0 の場合、カウントずらし警告フラグがセットされる（F 5 7 8 H）。カウントずらし警告フラグのセットの後、特定領域への入賞があるか否かが判断される（F 5 7 B H）。具体的には、基本回路 4 6 の R A M に記憶されている特定領域スイッチオンフラグの値が 0 であるか否かが判断される。特定領域スイッチオンフラグの値が 0 以外の場合、プロセス制御フラグの値が大入賞口開放前を表わす値に更新され（F 5 7 F H）、次に、開放回数が更新（+ 1）され（F 5 8 6 H）、大入賞口開放後処理が終了する（F 5 A 6 H）。

【 0 1 9 2 】

一方、特定領域スイッチオンフラグの値が 0 の場合、フィーバー終了時プロセスタイマ処理であるプロセスデータ / タイマ処理（P _ P R O _ T M）が実行される（F 5 8 B H）。プロセスデータ / タイマ処理については図 8 2 を用いて後述する。次に、プロセスが作動中であるか否かが判断される（F 5 9 1 H）。プロセスが作動中の場合、大入賞口開放後処理が終了する（F 5 A 6 H）。一方、プロセスが作動中でない場合、通常時プロセスデータセット処理であるプロセスデータセット処理（P _ P R O _ S E T）が実行される（F 5 9 3 H）。プロセスデータセット処理については図 9 0 を用いて後述する。次に、プロセスが通常時を表わす値に更新される（F 5 9 9 H）。次に、確率変動中であるか否かが判断される（F 5 9 F H）。具体的には、確率変動フラグの値が 0 以外か否かが判断される。確率変動フラグの値が 0 でない場合、確率変動フラグの値が更新（- 1）されることにより確率変動継続回数が更新される（F 5 A 3 H）。確率変動継続回数の更新の

10

20

30

40

50

後、または、確率変動フラグの値が0であると判断された場合、大入賞口開放後処理が終了する(F 5 A 6 H)。

【0193】

図77は、第1種始動口スイッチ入賞判定処理の処理手順を示すフローチャートである。第1種始動口スイッチ入賞判定処理は、第1種始動口スイッチ(始動玉検出器6)の判別をして、入賞記憶が最大値未満ならばランダムカウンタWCRND1およびWCRND__Lの格納を行なう処理である。

【0194】

まず、エラー中であるか否かが判断される(F 0 7 D H)。具体的には、警告フラグの値が0以外であるか否かが判断される。警告フラグの値が0以外の場合、第1種始動口スイッチ入賞判定処理が終了し、警告フラグの値が0の場合、第1種始動口スイッチに関してスイッチチェック処理(P__SW__CHK)が実行される(E 0 8 3 H)。スイッチチェック処理については図84を用いて後述する。次に、スイッチオンチェック値以外であるか否かが判断される(F 0 8 D H)。スイッチオンチェック値以外の場合、第1種始動口スイッチ入賞判定処理が終了し、スイッチオンチェック値以外でない場合、入賞記憶数が最大値以下であるか否かが判断される(F 0 8 F H)。具体的には、入賞記憶カウンタの値が4以下か否かが判断される。入賞記憶カウンタの値が4以下でない場合、入賞記憶の最大値が入賞記憶カウンタにセットされ(F 0 9 5 H)、第1種始動口スイッチ入賞判定処理が終了する(F 0 A C H)。

【0195】

一方、入賞記憶カウンタの値が4以下の場合、ランダムカウンタの値を格納するためのランダム格納バンク内のアドレスが算出される(F 0 9 9 H)。具体的には、基本回路46のRAMに大当りランダム格納バンクが構成されており、大当りランダム格納バンクの先頭アドレスに、後述する入賞記憶カウンタの現在値が加算された値が、ランダムカウンタを格納する先頭アドレスとなる。大当りランダム格納バンクには、大当り判定用のランダムカウンタであるWCRND1および左図柄表示用カウンタであるWCRND__Lが前記アドレスを基準にそれぞれ格納される。次に、大当り決定用のランダムカウンタであるWCRND1の現在値が読出された上で、算出された大当りランダム格納バンクの格納先にランダムカウンタWCRND1が格納される(F 0 A 1 H)。大当り格納バンクは、大当り格納バンク1, 2, 3, および4に分割されている。したがって、大当り格納バンク内に最大4つのWCRND1およびWCRND__Lの値を格納可能である。次に、左図柄表示用ランダムカウンタであるWCRND__Lの値の現在値が読出されて、WCRND1と同様に大当りランダム格納バンク内の格納先へ格納される(F 0 A 5 H)。次に、入賞記憶カウンタの更新(+1)が行なわれ(E 0 A 9 H)、第1種始動口スイッチ入賞判定処理が終了する(F 0 A C H)。

【0196】

図78は、カウンタスイッチ入賞判定処理の処理手順を示すフローチャートである。カウンタスイッチ入賞判定処理は、カウンタスイッチチェック処理を行ない、スイッチのオン/オフを判別して、不正入賞の判別を行ない、スイッチオンならばカウンタ処理を行なう処理である。まず、カウンタスイッチ(入賞玉検出器10)に関してスイッチチェック処理(P__SW__CHK)が実行される(F 0 A D H)。スイッチチェック処理については図84を用いて後述する。次に、スイッチオンチェック値以外であるか否かが判断される(F 0 B 8 H)。スイッチオンチェック値以外の場合、カウンタスイッチ入賞判定処理が終了し、スイッチオンチェック値以外でない場合、賞球数記憶カウンタが最大値であるか否かが判断される(F 0 B 8 H)。具体的には、賞球数記憶カウンタの値が10であるか否かが判断される。賞球数記憶カウンタの値が10でなければ、賞球数記憶カウンタの更新(+1)が行なわれる(F 0 C H)。賞球数記憶カウンタの更新が行なわれた後、または賞球数記憶カウンタの値が10と判断された後、不正入賞であるか否かが判断される(F 0 C 3 H)。具体的には、基本回路46のRAMに記憶されている不正入賞警告タイマの値が0以外であるか否かが判断される。不正入賞警告タイマの値が0以外の場合、不

正入賞警告フラグがセットされる (F 0 C 7 H)。不正入賞警告フラグのセットの後、または不正入賞警告タイマの値が 0 以外の場合、カウント処理 (P _ T E N) が実行される (F 0 C A H)。カウント処理については図 8 5 を用いて後述する。カウント処理の後、カウントスイッチ入賞判定処理が終了する (F 0 C D H)。

【 0 1 9 7 】

図 7 9 は、特定領域スイッチ入賞判定処理の処理手順を示すフローチャートである。特定領域スイッチ入賞判定は、特定玉検出器 9 のショートエラー検出を通常時に行ない、特定領域作動中すなわち大当たり時、または警告時にカウント処理 (警告解除処理) を行なう処理である。まず、特定領域スイッチに関してスイッチチェック処理が実行される (F 0 C E H)。スイッチチェック処理については図 8 4 を用いて後述する。次に、スイッチオンチェック値以外であるか否かが判断される (F 0 D 9 H)。スイッチオンチェック値以外の場合は特定領域スイッチ入賞判定処理が終了する。

10

【 0 1 9 8 】

一方、スイッチオンチェック値以外でない場合、賞球数記憶カウンタの値が最大値であるか否かが判断される (F 0 D B H)。賞球数記憶カウンタの値が最大値でなければ、賞球数記憶カウンタの更新 (+ 1) が行なわれる (F 0 E 1 H)。賞球数記憶カウンタの更新が行なわれた後、または賞球数記憶カウンタの値が最大値と判断された後、不正入賞か否かが判断される (F 0 E 4 H)。具体的には、不正入賞警告タイマの値が 0 以外であるか否かが判断される。不正入賞警告タイマの値が 0 以外の場合、不正入賞警告フラグがセットされる (F 0 E 8 H)。不正入賞警告フラグのセット後または不正入賞警告タイマの値が 0 以外である場合、エラー中であるか否かが判断される (F 0 E B H)、具体的には、警告フラグの値が 0 以外であるか否かが判断される。警告フラグの値が 0 以外である場合、特定領域スイッチ入賞判定処理が終了する。一方、警告フラグの値が 0 以外でない場合、特定領域の有効時間以外であるか否かが判断される (F 0 F 1 H)。具体的には、基本回路 4 6 の R A M に記憶されている特定領域スイッチ有効時間タイマの値が 0 であるか否かが判断される。特定領域スイッチ有効時間タイマの値が 0 の場合、特定領域スイッチ入賞判定処理が終了する。

20

【 0 1 9 9 】

一方、特定領域スイッチ有効時間タイマの値が 0 でない場合、最終開放回数になっているか否かが判断される (F 0 F 5 H)。具体的には、基本回路 4 6 の R A M に記憶されている大入賞口開放回数カウンタの値が 1 5 より大きくなっているか否かが判断される。大入賞口開放回数カウンタの値が 1 5 より大きくない場合、特定領域スイッチオンフラグがセットされているか否かが判断される (F 0 F B H)。特定領域スイッチオンフラグがセットされていない場合、特定領域スイッチオンフラグがセットされる (F 0 F F H)。

30

【 0 2 0 0 】

特定領域スイッチオンフラグがセットされた後、大入賞口開放回数カウンタの値が 1 5 より大きい場合、または特定領域スイッチオンフラグがセットされている場合、特定領域スイッチオンフラグがセットされる (F 0 F F H)。次に、カウント処理 (P _ T E N) が実行される (F 1 0 2 H)。カウント処理については図 8 5 を用いて後述する。カウント処理の終了後特定領域スイッチ入賞判定処理が終了する (F 1 0 5 H)。

40

【 0 2 0 1 】

図 8 0 は、普通図柄スイッチ入賞判定処理の処理手順を示すフローチャートである。普通図柄スイッチ入賞判定処理は、通過スイッチ 1 0 4 (図 1 参照) による打玉の検出に基づいて、入賞記憶が最大値未満ならばランダムカウンタ W C R N D 2 の格納を行なう処理である。

【 0 2 0 2 】

まずエラー中であるか否かが判断される (F 1 0 6 H)。具体的には、警告フラグの値が 0 以外であるか否かが判断される。警告フラグの値が 0 の場合、普通図柄スイッチ入賞判定処理が終了し、警告フラグの値が 0 の場合、通過スイッチ 1 0 4 (図 1 参照) による打玉の検出に関してスイッチチェック処理 (P _ S W _ C H K) が実行される (F 1 0 A

50

H)。スイッチチェック処理については図84で後述する。次に、スイッチオンチェック値以外であるか否かが判断される(F114H)。スイッチオンチェック値以外の場合、普通図柄スイッチ入賞判定処理が終了し、スイッチオンチェック値以外でない場合、入賞記憶が最大値以下であるか否かが判断される(F116H)。具体的には、普通図柄入賞記憶カウンタの値が4以下か否かが判断される。普通図柄入賞記憶カウンタの値が4以下でない場合、入賞記憶最大値が普通図柄入賞記憶カウンタにセットされ(F11CH)、普通図柄スイッチ入賞判定処理が終了する。

【0203】

一方、普通図柄入賞記憶カウンタの値が4以下の場合、普通図柄の当り決定用のランダムカウンタであるWC RND 2(ランダムカウンタ2)の値が抽出され、普通図柄ランダム格納バンク内に格納される(F210H)。普通図柄ランダム格納バンクは、基本回路46のRAMに構成されており、普通図柄ランダム格納バンクの先頭アドレスに普通図柄入賞記憶カウンタの値を加算したアドレスがWC RND 2の格納先アドレスとなっている。普通図柄格納バンクは、普通図柄格納バンク1, 2, 3および4に分割されている。したがって、普通図柄格納バンク内に最大4つのWC RND 2の値を格納可能である。次に、普通図柄入賞記憶カウンタの更新(+1)が行なわれた後、普通図柄スイッチ入賞判定処理が終了する(F130H)。

【0204】

図81は、普通図柄プロセスタイマ処理を示すフローチャートである。普通図柄プロセスタイマ処理は、普通図柄プロセスデータのタイマ更新とデータの更新とを行なう処理である。まず、現在実行中のプロセスが、指定されたプロセスと同じか否かが判断される(F729H)。具体的には、現在実行中の普通図柄プロセスデータ先頭アドレスと、指定された普通図柄プロセスデータの先頭アドレスとが一致しているか否かが判断される。現在実行中の普通図柄プロセスデータの先頭アドレスと、指定された普通図柄プロセスデータの先頭アドレスとが一致していない場合、新規プロセスデータのアドレスと新規普通図柄プロセスタイマとがセットされる(F72DH)。新規普通図柄プロセスデータのアドレスおよびタイマがセットされた後、または、現在実行中の普通図柄プロセスデータの先頭アドレスと指定された普通図柄プロセスデータの先頭アドレスとが一致している場合、普通図柄プロセスタイマが終了しているか否かが判断される(F735H)。具体的には、普通図柄プロセスタイマの値が0であるか否かが判断される。普通図柄プロセスタイマの値が0の場合、後述する普通図柄プロセスアドレスが更新される(F740H)。一方、普通図柄プロセスタイマの値が0でない場合、普通図柄プロセスタイマが更新(-1)された後、普通図柄プロセスタイマの値が0となっていないか否かが判断される(F739H)。普通図柄プロセスタイマの値が0となっていない場合、後述する演算中フラグのセット処理がなされる(F747H)。一方、普通図柄プロセスタイマの値が0となっている場合、普通図柄プロセスアドレスが更新(+3)される(F740H)。次に、演算中フラグのセットが行なわれる(F747H)。次に、普通図柄プロセスタイマの演算中であるか否かが判断される(F748H)。具体的には、普通図柄プロセスタイマの値が0以外か否かが判断される。普通図柄プロセスタイマの値が0以外の場合、普通図柄プロセスタイマ処理が終了する(F766H)。一方、普通図柄プロセスタイマの値が0の場合、プロセスが終了していないか否かが判断される(F74CH)。具体的には、普通図柄プロセスデータ進行アドレスが最終アドレスとなっていないか否かが判断される。普通図柄プロセスデータ進行アドレスが最終アドレスとなっていない場合、後述する電動役物のソレノイドセット処理へ移行する(F75BH)。一方、普通図柄プロセスデータ進行アドレスが最終アドレスとなっている場合、演算中フラグがクリアされる(F752H)。次に、普通図柄プロセスデータの先頭アドレスがセットされる(F753H)。次に、新規に普通図柄プロセスタイマがセットされる(F757H)。次に、電動役物のソレノイドがセットされる(F75BH)。電動役物のソレノイドがセットされた後、普通図柄プロセスタイマ処理が終了する(F776H)。

【0205】

図 8 2 は、プロセスデータ/タイマ処理の処理手順を示すフローチャートである。プロセスデータ/タイマ処理は、プロセスデータのタイマ更新とデータの更新とを行なう処理である。まず、プロセスデータセット処理 (P _ P R O _ S E T) が実行される (F 5 A 7 H)。プロセスデータセット処理については図 9 0 を用いて後述する。次に、プロセスタイマが終了しているか否かが判断される (F 5 A H)。具体的にはプロセス制御タイマの値が 0 であるか否かが判断される。プロセス制御タイマは、基本回路 4 6 の R A M に記憶されている。

【 0 2 0 6 】

プロセス制御タイマの値が 0 のとき、プロセスデータの先頭アドレスがセットされた後 (F 5 B E H)、プロセスタイマがクリアされ、プロセスデータ/タイマ処理が終了する (F 5 E 5 H)。一方、プロセス制御タイマの値が 0 でない場合、プロセスタイマが更新 (- 1) され、その結果がまだ演算中であるか否かが判断される (F 5 A E H)。具体的には、プロセス制御タイマの値が 0 以外であるか否かが判断される。プロセス制御タイマの値が 0 以外である場合、後述する表示器コマンドセット処理 (F 5 D A H) へ移行する。一方、プロセス制御タイマの値が 0 の場合、プロセスデータアドレスが更新 (+ 5) される (F 5 B 3 H)。次に、データが終了しているか否かが判断される (F 5 B A H)。データが終了している場合は、先頭アドレスがセットされ (F 5 B E H)、プロセスタイマがクリアされた後処理が終了する。一方、データが終了していない場合は、外部参照タイマコードであるか否かが判断される (F 5 C 9 H)。外部参照タイマコードである場合は、外部参照タイマコードに応じてリーチ変動時間の算出および設定が行なわれる (F 5 D 1 H)。リーチ変動時間の算出および設定がなされた後、または外部参照タイマコード以外であった場合に、プロセスタイマがセットされる (F 5 D 8 H)。プロセスタイマのセットがなされた後、またはプロセスタイマの演算中であると判断された場合 (F 5 A E H で Y E S)、表示器コマンドがセットされる (F 5 D A H)。ここで、表示器コマンドは、前述したコマンドデータ C O M 0 である。次に、演奏中フラグがセットされ (F 5 E 4 H)、プロセスデータ/タイマ処理が終了する (F 5 E 5 H)。

【 0 2 0 7 】

図 8 3 は、データセット処理の処理手順を示すフローチャートである。データセット処理は、データテーブルの各データを初期化する処理である。まず、初期化データがセットされる (F 6 1 E H)。次に、データアドレスが更新 (+ 3) される (F 6 2 6 H)。次に、データ数が更新 (- 1) され、データがあるか否かが判断される (F 6 2 C H)。データがある場合は、初期化データセット処理 (F 6 1 E H) へ移行し、移行の処理が繰返され、データがない場合はデータセット処理が終了する (F 6 2 F H)。

【 0 2 0 8 】

図 8 4 は、スイッチチェック処理の処理手順を示すフローチャートである。スイッチチェック処理は、スイッチ入力ビットのオン/オフの判別、ショートエラーの設定/解除を行なう処理である。まず、スイッチチェックビットがオンしているか否かが判断される (F 1 3 1 H)。スイッチチェックビットがオンしている場合は、後述する警告フラグクリア処理 (F 1 4 2 H) へ移行する。一方、スイッチチェックビットがオンしていない場合は、スイッチカウンタが最大値となっているか否かが判断される (F 1 3 9 H)。スイッチカウンタが最大値になっている場合は、後述する警告フラグセット処理 (F 1 4 7 H) へ移行する。一方、スイッチカウンタが最大値となっていない場合は、スイッチカウンタが更新 (+ 1) される (F 1 4 1 H)。次に、警告フラグがクリアされ (F 1 4 2 H)、後述する保持データセット処理 (F 1 4 9 H) へ移行する。

【 0 2 0 9 】

一方、スイッチカウンタが最大値であると判断された場合 (F 1 3 9 H で Y E S)、警告フラグがセットされる (F 1 4 7 H)。次に、保持データがセットされる (F 1 4 9 H)。次に、スイッチオン判定値がチェックされ (F 1 5 0 H)、スイッチチェック処理が終了する (F 1 5 3 H)。

【 0 2 1 0 】

10

20

30

40

50

図 8 5 は、カウント処理の処理手順を示すフローチャートである。カウント処理は、カウントなしのエラーの解除、プロセスフラグ、入賞個数最大値の状態を監視して、入賞個数の更新を行なう処理である。まず、カウントスイッチずらしの警告フラグがクリアされる (F 1 5 4 H)。次に、カウントスイッチが有効であるか否かが判断される (F 1 5 7 H)。カウントスイッチが有効である場合は、カウント処理が終了する (F 1 6 8 H)。一方、カウントスイッチが有効でない場合は、入賞個数が最大値以上となっているか否かが判断される (F 1 5 F H)。具体的には、入賞個数カウンタの値が 9 以上であるか否かが判断される。入賞個数カウンタの値が 9 以上でない場合には、入賞個数カウンタの値が更新 (+ 1) される (F 1 6 5 H)。入賞個数カウンタの更新の後、または入賞個数が最大値以上と判断された後、カウント処理が終了する (F 1 6 8 H)。

10

【 0 2 1 1 】

図 8 6 は、音演奏処理の処理手順を示すフローチャートである。音演奏処理は、演奏コードに従い、音演奏の処理を行なう処理である。まず、演奏準備データが出力される (F 1 D A H)。次に、音用タイマの更新が終了したか否かが判断される (F 1 E C H)。具体的には、音演奏タイマの値が 0 であるか否かが判断される。音演奏タイマは、基本回路 4 6 の R A M に記憶されている。音演奏タイマの値が 0 の場合、音演奏処理が終了する (F 3 6 2 H)。

【 0 2 1 2 】

一方、音演奏タイマの値が 0 以外の場合、音データポインタが算出される (F 1 F 5 H)。次に、音データが終了したか否かが判断される (F 1 F 7 H)。音データが終了している場合は、音演奏処理が終了する。一方音データが終了していない場合は、ジャンプコード以外であるか否かが判断される (F 1 F D H)。ジャンプコードである場合は、ジャンプ先ポインタが算出され (F 2 0 1 H)、次に、音データの終了判定処理 (F 1 F 7 H) へ移行する。一方、ジャンプコード以外である場合、リセットコードであるか否かが判断される (F 2 0 7 H)。リセットコード以外の場合、リセット信号が出力され (F 2 0 B H)、次に、ポインタが更新 (+ 1) され (F 2 1 2 H)、次に、リセット信号がラッチされ (F 2 1 9 H)、音演奏処理が終了する (F 2 6 2 H)。

20

【 0 2 1 3 】

一方、リセットコードである場合、演奏待ちコードであるか否かが判断される (F 2 2 2 H)。演奏待ちコードである場合は、後述するデータアドレス更新処理 (F 2 5 E H) へ移行する。一方、演奏待ちコードである場合、音指定コードが出力される (F 2 2 8 H)。次に、C H 2 演奏コードであるか否かが判断される (F 2 3 A H)。C H 2 演奏コードでない場合、C H 2 演奏コードが出力される (F 2 4 0 H)。C H 2 演奏コードの出力の後または C H 2 演奏コードであると判断された場合、演奏指定コードがラッチされる (F 2 4 9 H)。次に、データアドレスが更新 (+ 2) され (F 2 5 E H)、音演奏処理が終了する (F 2 6 2 H)。

30

【 0 2 1 4 】

図 8 7 は、図柄セット処理の処理手順を示すフローチャートである。図柄セット処理は、算出された左停止図柄をもとにして、大当たりフラグにより、はずれ時 / 大当たり時の停止図柄データを設定するとともに、図柄状態により、リーチ状態を設定する処理である。まず、左停止図柄の算出が行なわれる (F 3 1 E H)。具体的には、左図柄表示ランダムカウンタである W C R N D _ L の値が参照されることにより算出される。次に、はずれ時であるか否かが判断される (F 3 2 A H)。具体的には、大当たりフラグの値が 0 であるか否かが判断される。大当たりフラグの値が 0 以外の場合、中停止図柄および右停止図柄が左停止図柄と同じ図柄に設定される (F 3 2 E H)。具体的には、左図柄表示用ランダムカウンタである W C R N D _ L の値で決定された特別図柄と同一の図柄が中停止図柄および右停止図柄として設定される。次にリーチ関連フラグクリア処理 (F 3 5 2 H) へ移行する。

40

【 0 2 1 5 】

一方、大当たりフラグの値が 0 である場合に、まず、右図柄表示用ランダムカウンタである W C R N D _ R の値が参照され、その値に基づいて右図柄停止図柄が設定される (F 3

50

3 4 H)。次に、中図柄表示用ランダムカウンタであるW C R N D _ Cの値が参照され、その値に基づいて中図柄停止図柄が設定される (F 3 3 A H)。次に、設定された特別図柄の組合せが当り図柄の組合せ以外であるか否かが判断される (F 3 4 0 H)。当り図柄の組合せ以外である場合、リーチ関連フラグクリア処理 (F 3 5 2 H)へ移行する。一方、当り図柄の組合せである場合、中図柄を当り図柄から外す処理が行なわれ (F 3 4 A H)、リーチ関連フラグクリア処理 (F 2 5 7 H)へ移行する。

【 0 2 1 6 】

次に、リーチ関連フラグがクリアされる (F 3 5 2 H)。次に、リーチ以外であるか否かが判断される (F 3 5 7 H)。具体的には、左図柄停止図柄番号を表わす表示制御転送データ1の値と右図柄停止図柄番号を表わす表示制御転送データ3の値とが一致するか否かが判断される。すなわち、左図柄と右図柄とが一致するか否かが判断される。左図柄と右図柄とが一致しない場合、すなわちリーチ以外の場合は、図柄セット処理が終了する (F 3 9 A H)。一方、左図柄と右図柄とが一致する場合、すなわちリーチの場合、当り図柄までの距離が算出される (F 3 5 D H)。次に、リーチ動作テーブルの算出が行なわれる (F 3 6 5 H)。次に、リーチ動作フラグが算出される (F 3 6 C H)。このリーチ動作フラグにより、前述したリーチ1～リーチ6のいずれかのリーチが選択され、また、スピンするか否かなども選択される。次に、確率変動中であるか否かが判断される (F 3 7 B H)。具体的には、確率変動フラグの値が0以外であるか否かが判断される。確率変動フラグの値が0の場合、後述するリーチ周回数の算出および設定処理がなされる (F 3 9 0 H)。一方、確率変動フラグの値が0以外の場合、停止図柄が確率変動図柄となっているか否かが判断される (F 3 7 F H)。具体的には、基本回路46のRAM内に記憶されている左停止図柄番号の値が確率変動図柄を指定するW C R N D _ Lの値である「3」、「5」、「6」、「8」、「11」の値のいずれかと一致していないか否かが判断される。左停止図柄番号が確率変動図柄を指定する値となっていない場合、リーチ動作フラグがクリアされる (F 3 8 D H)。リーチ動作フラグがクリアされた後、または、左停止図柄番号が確率変動図柄を指定する値となっている場合、リーチ周回数の算出および設定が行なわれる (F 3 9 0 H)。ここで、指定されたリーチ周回数は、前述したコマンドデータC O M 4のb i t 1、0のデータを決定するために用いられる。リーチ周回数の算出および設定がなされた後、図柄セット処理が終了する (F 3 9 A 1)。

【 0 2 1 7 】

図88は、リーチ時周回時間演算処理の処理手順を示すフローチャートである。リーチ時周回時間演算処理は、リーチ時の周回時間を算出しセットする (F 4 2 B H)。具体的には、リーチ時周回時間タイマテーブルに設定されている特別図柄の複数の周回回数の中からいずれかの周回回数が選択されることにより、選択された周回回数に応じた時間がセットされる。本実施の形態では、リーチ時周回時間タイマテーブルに「1周」と「2周」のデータが設定されている。リーチ時周回時間タイマテーブルは、基本回路46のRAMに記憶されている。

【 0 2 1 8 】

図89は、リーチ時図柄移動量時間演算処理の処理手順を示すフローチャートである。リーチ時図柄移動量時間演算処理は、リーチ時の図柄移動時間を算出しセットする (F 4 1 C H)。具体的には、リーチ時図柄移動時間タイマテーブルが参照されることにより処理がなされる。リーチ時図柄移動時間タイマテーブルには、特別図柄が変動するコマ数(移動量)に応じた時間が設定されている。本実施の形態では図6に示す通り、特別図柄は15種類設定されているため、1コマから15コマ(1周)までの合計15種類のコマ数と各コマ数の変動に必要な時間とが対応したデータでリーチ時図柄移動時間タイマテーブルが構成されている。このテーブルの中からコマ数(移動量)が選択されることにより、選択されたコマ数(移動量)に応じた時間がセットされる。リーチ時図柄移動時間タイマテーブルは、基本回路46のROMに記憶されている。

【 0 2 1 9 】

ここで、前述したリーチ時周回時間タイマテーブル、リーチ時図柄移動時間タイマテ

10

20

30

40

50

ブル、さらには、滑りリーチである場合に図柄の滑り時間が参照されるリーチ時滑り時間タイマテーブルについてさらに詳細に説明する。図 9 1 (A) は、基本回路 4 6 の R O M 内に記憶されている各タイマテーブルを説明する説明図である。図において「図柄」のテーブルはリーチ時図柄移動時間タイマテーブルを示し、「周」のテーブルはリーチ時周回時間タイマテーブルを示し、「滑り」のテーブルはリーチ時滑り時間タイマテーブルを示す。これらのタイマテーブルが図に示す R A M のアドレスに従って構成されている。

【 0 2 2 0 】

まず、リーチ時図柄移動時間タイマテーブルについて説明する。リーチ時図柄移動時間タイマテーブルには、合計 1 5 種類の移動時間が設定されている。

【 0 2 2 1 】

次に、リーチ時周回時間タイマテーブルについて説明する。リーチ時周回時間タイマテーブルには、本実施の形態で用いられる 1 5 種類の特別図柄が可変表示装置 2 4 において一巡して可変表示される単位を 1 周として、可変表示が開始して 1 周後図柄の停止までに要する移動時間、2 周後図柄の停止までに要する移動時間、および 3 周後図柄の停止までに要する移動時間とが設定されている。可変表示が開始して 1 周後図柄の停止までに要する時間は移動表示時間 $(5000 / 2 \times 0) +$ 停止表示時間 $(384 / 2)$ ミリ秒に、2 周後図柄の停止までに要する時間は $(5000 / 2 \times 1) + (384 / 2)$ ミリ秒に、3 周後図柄の停止までに要する時間は $(5000 / 2 \times 2) + (384 / 2)$ ミリ秒にそれぞれ設定されている。なお、本実施の形態では、3 周については使用していないので、図において、「ダミー」としている。

【 0 2 2 2 】

次にリーチ時滑り時間タイマテーブルについて説明する。リーチ時滑り時間タイマテーブルには、図柄の滑りが発生しない滑りなし、および 1 図柄滑り ~ 6 図柄滑りの図柄の滑り動作が可変表示装置 2 4 で行なわれる際に要する移動時間が設定されている。移動時間は、滑りなしについては $(518 / 2) \cdot 0$ ミリ秒に、1 図柄滑りについては $(518 / 2) \cdot 1$ ミリ秒に、2 図柄滑りについては $(518 / 2) \cdot 2$ ミリ秒に、3 図柄滑りについては $(518 / 2) \cdot 3$ ミリ秒に、4 図柄滑りについては $(518 / 2) \cdot 4$ ミリ秒に、5 図柄滑りについては $(518 / 2) \cdot 5$ ミリ秒に、6 図柄滑りについては $(518 / 2) \cdot 6$ ミリ秒にそれぞれ設定されている。なお、本実施の形態では、滑りなし、および 1 図柄滑り ~ 3 図柄滑りについては使用していないので、図において、「ダミー」としている。また、リーチ時図柄移動時間タイマテーブルとリーチ時周回時間タイマテーブルは、図 1 2 に示すリーチ 1 の変動 D の時間管理に使用している。変動 D は 1 7 ~ 3 1 図柄の変動を行なっている。たとえば当たりとなる 1 図柄手前で停止するときには変動 D では 2 9 図柄変動となる。この 2 9 図柄変動を前述するリーチ時図柄移動時間タイマテーブルとリーチ時周回時間タイマテーブルを組合せて対応する時間を算出する。まず、リーチ時周回時間タイマテーブルの 2 周 + 停止 (2 周目で停止) のデータを選択されれば 1 周 (1 5 図柄) 分の時間が得られ、残りの 1 4 図柄分をリーチ時図柄移動時間タイマテーブルから得れば 1 図柄手前までの時間が得られることになる。

【 0 2 2 3 】

また、リーチ時滑り時間タイマテーブルは図 1 2 に示すリーチ後の変動 H の時間管理に使用している。

【 0 2 2 4 】

図 9 0 は、プロセスデータセット処理の処理手順を示すフローチャートである。プロセスデータセット処理は、プロセスデータの位置をチェックして、ランプ、音声のデータをセットする処理である。まず、指定アドレスと一致するか否かが判断される (F 5 E 6 H)。指定アドレスと一致しない場合、新規データがセットされる (F 5 E A H)。新規データのセットの後または指定アドレスと一致する場合、リーチ動作コマンドがセットされる (F 5 F 2 H)。次に、ランプデータのアドレスが算出される (F 6 0 0 H)。次に、現在のアドレスと一致するか否かが判断される (F 6 0 9 H)。現在のアドレスと一致しない場合、新規データがセットされる (F 6 0 F H)。新規データのセットの後または現

10

20

30

40

50

在のアドレスと一致する場合、音フラグがセットされる（F 6 1 7 H）。音フラグがセットされた後プロセッサデータセット処理が終了する（F 6 1 D H）。

【 0 2 2 5 】

（ 1 ） 図 1 により、打玉が打込まれる遊技領域と、表示状態が変化可能な可変表示装置とを有し、該可変表示装置の表示結果が予め定められた特定の表示態様となった場合に所定の遊技価値を付与可能となる遊技機が構成されている。さらに、可変表示装置 2 4 により、前記可変表示装置が構成されている。この可変表示装置 2 4 は、画像を可変表示可能な液晶表示装置により構成されているが、その他に C R T やエレクトロルミネッセンスあるいはドットマトリックス表示を利用したものであってもよい。

【 0 2 2 6 】

（ 2 ） 図 5 に示す L C D 表示装置 3 5 により、遊技状態において所定の可変表示条件が成立した場合に、前記可変表示装置の表示結果を導出表示させる制御を行なう可変表示制御手段が構成されている。ここで、所定の可変表示条件とは、具体的に打玉が始動口 5 へ入賞することを示す。始動口 5 には開成翼片 1 0 2 が設けられており、開成翼片 1 0 2 が開成状態にある場合には閉成状態にある場合に比べて打玉が始動入賞しやすい状態となる。開成翼片 1 0 2 は普通図柄表示部 1 0 0 に示される普通図柄の当たりが発生したことに伴って、所定時間開成するように構成されているが、確率変動時には、通常時に比べて当たりが発生する確率が高く調整されている。当たりが発生すれば開成翼片 1 0 2 が所定時間開成して打玉が始動入賞する確率が高くなるが、確率変動時には通常時と比べて開成翼片 1 0 2 が開成状態にある時間も長くなるように構成されている。すなわち、確率変動時と通常時とでは可変表示装置 2 4 の可変表示がなされる条件となる始動入賞の確率が異なるように構成されている。このように確率変動時と通常時とで可変表示条件の成立確率を変動する制御は、基本回路 4 6 により行なわれている。すなわち、前記可変表示条件の成立確率を変動調整する表示条件成立確率変動調整手段は、基本回路 4 6 により構成されている。

【 0 2 2 7 】

（ 3 ） 可変表示装置 2 4 の可変表示制御時間を短縮するか否かを決定するための基準値は、基本回路 4 6 内に構成されている R O M に記憶されている。第 1 の実施の形態では、この基準値は可変表示装置 2 4 が可変表示開始する直前の始動記憶数であり、開成翼片 1 0 2 が開成する確率が高く、かつ、開成状態にある時間が長く調整される確率変動時には、始動記憶数が 2 以上で可変表示制御時間の短縮制御がなされる。一方、開成翼片 1 0 2 の開成する確率が低く、かつ、開成時間が短い通常時には、始動記憶数が 4 となって始めて可変表示制御時間の短縮制御がなされる。また、第 5 の実施の形態では過去 2 分間の始動入賞回数が前記基準値となる。第 1 の実施の形態と同様に、始動入賞確率の異なる確率変動時と通常時とで、その基準値が異なるように構成されている。

【 0 2 2 8 】

（ 4 ） 第 1 の実施の形態あるいは第 5 の実施の形態に示した基準値に従って可変表示装置 2 4 の可変表示制御時間が、基本回路 4 6 により短縮制御される。すなわち、基本回路 4 6 により、基準値に従って前記可変表示制御時間を変動調整する可変表示制御時間変動調整手段が構成されている。

【 0 2 2 9 】

（ 5 ） 可変表示装置 2 4 において可変表示がなされている間に始動入賞があればその始動入賞が最大 4 回まで加算更新記憶されて、始動入賞記憶に基づいて可変表示が開始可能となるごとに始動記憶数が減算更新される。このような始動入賞の記憶は基本回路 4 6 に構成されている R A M により行なわれている。すなわち、基本回路 4 6 内に構成された R A M により、予め定められた記憶数の範囲内で前記可変表示条件の成立回数を記憶する手段であって、前記可変表示条件が成立するごとにその成立回数を加算更新するとともに、前記可変表示装置が可変表示制御されるごとに前記成立回数を減算更新する可変表示条件成立回数記憶手段が構成されている。

【 0 2 3 0 】

また、第5の実施の形態に示したように基本回路46に構成されているRAMには、始動入賞回数チェックカウンタが設けられており、同じくRAMに設けられている2分間タイマで2分が計時される間に発生する始動入賞回数が、該始動入賞回数チェックカウンタにより計数される。すなわち、基本回路46に構成されたRAMにより、所定期間内における前記可変表示条件の成立回数を記憶する手段であって、前記所定期間の経過ごとに次に所定期間内における前記可変表示条件の成立回数を記憶し直す可変表示条件成立回数記憶手段が構成されている。

【0231】

(6) 図5および図6に示した基本回路46により、前記可変表示装置の表示結果を決定する表示結果決定手段が構成されている。

10

【0232】

(7) 図91(A)に示したリーチ時周回時間タイマテーブル(周)内の移動時間データにより、前記可変表示装置により可変表示される複数種類の識別情報が一巡して表示されるのに必要な一巡単位の時間データが構成されている。さらに、図91(A)に示したリーチ時図柄移動時間タイマテーブル(図柄)内の移動時間データにより、前記複数種類の識別情報が可変表示される識別情報表示単位の時間データが構成されている。リーチ時周回時間タイマテーブルおよびリーチ時図柄移動時間タイマテーブルは、基本回路46のROMに記憶されている。つまり、基本回路46により前記可変表示装置により可変表示される複数種類の識別情報が一巡して表示されるのに必要な一巡単位の時間データと、前記複数種類の識別情報が可変表示される識別情報表示単位の時間データとを記憶する時間データ記憶手段が構成されている。

20

【0233】

(8) 図71に示したフローチャートにより、前記表示結果決定手段により決定された表示予定の表示結果に応じて、前記時間データ記憶手段に記憶されている前記一巡単位の時間データと、前記識別情報表示単位の時間データとを選択し、選択した両時間データを組合せることにより、前記可変表示装置の可変表示制御時間データを生成する可変表示制御時間データ生成手段が構成されている。具体的には、前述のようにリーチ時周回時間タイマテーブルには、予め複数種類の周回回数と、各周回回数だけ可変表示されるのに必要な時間である一巡単位の時間データとが対応して設定されている。同様にリーチ時図柄移動時間タイマテーブルには、予め複数種類の図柄の移動数と、各図柄の移動数だけ可変表示されるのに必要な時間である識別情報表示単位の時間データとが対応して設定されている。したがって、前記可変表示制御時間データは、予め設定されている周回回数、および図柄の移動数の中から適当な周回回数、および図柄の移動数を選択して組合せることにより生成される。

30

【0234】

このため、たとえば遊技者の遊技の興趣を向上すべく、さまざまの特別図柄の変動パターンを設計変更する場合でも、図柄の変動パターンの変更に伴って可変表示制御時間データが変更される際に周回回数および図柄の移動数の選択の組合せを変更するだけで容易に可変表示制御時間データを作成することができる。図71に示したフローチャートは、基本回路46のROMにプログラムされている。

40

【0235】

また、本実施の形態では、図11ないし図14に示すように、図柄の可変表示制御中に、予定停止図柄の3図柄手前の図柄、あるいは4図柄手前の図柄が、可変表示制御途中の図柄に無関係にセットされる。つまり、前回停止した停止図柄から可変表示が開始する場合において、その前回停止図柄がどのような種類の図柄であっても、可変表示制御途中で予定停止図柄に基づいて予め定められた図柄がセットされる。そして、セットされた図柄に基づいて、セットされた図柄の可変表示開始から予定停止図柄が停止するまでの可変表示制御時間が算出される。

【0236】

これにより、図柄の可変表示開始から予定停止図柄が停止するまでの可変表示制御時間

50

の算出が可変表示が開始された図柄にこだわることなく行なえる。図 8 に示すフローチャートにより、前記可変表示装置の表示結果を事前に決定する表示結果決定手段が構成されている。

【 0 2 3 7 】

また、図 5 および図 6 に示す制御回路により、前記可変表示装置の表示結果が導出される以前の可変表示中において、予め定められた表示内容に切換える表示内容切換手段が構成されている。この表示内容切換手段は、前記可変表示装置の表示内容を前記表示結果決定手段により決定された表示結果よりも所定段階手前の表示内容に切換え可能なものである。

【 0 2 3 8 】

10

本実施の形態では、前記表示結果決定手段により決定された表示結果よりも所定段階手前の表示内容として、図柄の変動開始以前に定められた予定停止図柄の複数図柄手前の図柄が選択されて切換えられる。

【 0 2 3 9 】

また、時間データ記憶手段に記憶されている識別情報表示単位の時間データは、前記複数種類のうち予め定められた識別情報から何識別情報分隔てられているかによってその時間長さが決められているデータである。このため、前回、停止表示された識別情報の種類にかかわらず、今回の予定停止図柄のみで可変表示制御時間データを生成することができる。

【 0 2 4 0 】

20

また、本実施の形態においては、可変表示制御がリーチ処理にかかわる場合にのみ、図 7 1 に基づいて可変表示制御時間データが生成される。図 7 1 のステップ F 3 E 6 H により、可変表示制御がリーチ処理にかかわるものであるか否かを判別するリーチ判別手段が構成されている。

【 0 2 4 1 】

(9) リーチとは、前記可変表示装置の可変表示部により時期を異ならせて複数の表示結果が同一表示されて、その複数の表示結果が予め定められた特定表示態様の組合せになった場合に所定の遊技価値が付与可能となり、前記複数の表示結果が時期を異ならせて同一表示されるものにおいて、前記複数の表示結果のすべてがまだ同一表示されていない段階で、既に同一表示されている表示結果が前記特定表示態様の組合せとなる条件を満たしている状態をいう。

30

【 0 2 4 2 】

(1 0) 図 5 または図 6 に示す基本回路 4 6 により、遊技機の遊技状態を制御する遊技制御手段が構成されている。

【 0 2 4 3 】

(1 1) 本実施の形態では、図 3 1 および図 3 2 に示すコマンドデータに対応した各画像を指定するデータが L C D 表示装置 3 5 内に構成される R O M (図示省略) 内に記憶されている。前記コマンドデータが L C D 回路 4 8 を介して基本回路 4 6 から L C D 表示装置 3 5 へ送信されると、L C D 表示装置 3 5 内の C P U (図示省略) は、前記 R O M の制御プログラムに基づいて L C D 表示装置 3 5 内に構成されている V D P (図示省略) へ画像制御指令信号を送出し、前記 V D P は画像制御指令信号に基づいて画像データを生成する。このように、L C D 表示装置 3 5 により、前記遊技制御手段からの指令信号を受けて、前記可変表示装置を表示制御する可変表示制御手段が構成されている。

40

【 0 2 4 4 】

(1 2) L C D 表示装置 3 5 内に構成されている R O M は、一度メモリの記憶がなされれば、その後一切のメモリの書替えのできない、いわゆる安価なマスク R O M で構成される場合も考えられる。この場合、たとえば可変表示制御の設計変更のために、遊技制御手段である基本回路 4 6 でコマンドデータの変更は行なえても、可変表示制御手段である L C D 表示装置 3 5 内に構成されている R O M のデータの書替えが行なえないことにより、設計変更が容易ではないという不都合が生じる。しかしながら、本実施の形態では、図

50

32に示すように、現時点で画像表示制御に使用しないデータを将来の使用を見越して「ダミー」としてLCD表示装置35内のROMに記憶させているので、基本回路46で「ダミー」に対応したコマンドデータを使用することにより、将来の設計変更も容易に行ない得る。したがって、マスクROMを使用したとしても、将来に弾力性のある設計変更が可能となる。

【0245】

(13) 図5においてLCD回路48からLCD表示装置35に対してコマンド信号CD0~CD7と初期化信号INTが送信されるか、このコマンド信号および初期化信号により、前記表示結果決定手段により決定された表示結果を特定する表示結果信号が構成されている。

10

【0246】

(14) 上記実施の形態には、以下の(14-1)~(14-3)の発明が含まれる。

【0247】

(14-1) 打玉が打込まれる遊技領域と、表示状態が変化可能な可変表示装置とを有し、該可変表示装置の表示結果が予め定められた特定の表示態様となった場合に所定の遊技価値を付与可能となる遊技機であって、遊技状態に応じて所定の可変表示条件が成立した場合に、前記可変表示装置の表示結果を導出表示させる制御を行なう可変表示制御手段と、前記可変表示条件の成立確率を変動調整する表示条件成立確率変動調整手段と、前記可変表示制御手段による可変表示制御時間を変動調整する基準値を記憶しており、その基準値に従って前記可変表示制御時間を変動調整する可変表示制御時間変動調整手段とを含み、該可変表示制御時間変動調整手段は、前記表示条件成立確率変動調整手段による前記可変表示条件の成立確率の調整状態に応じて前記基準値を変動調整し、前記可変表示条件の成立確率が高くなった場合に前記可変表示制御時間を短くする方向に前記基準値が変更されることを特徴とする、遊技機。

20

【0248】

かかる発明によれば、可変表示条件の成立確率が高くなった場合に前記可変表示制御時間が短くなる機会を多く付与可能となるように前記可変表示制御時間を変動調整する基準値が変更されるので、可変表示条件の成立確率が低い遊技状態においては前記可変表示制御時間が短くなる機会があまりに多くなりすぎて、可変表示装置が可変表示することにより遊技者に付与される遊技興趣が低下することを防止できながらも、可変表示条件の成立確率が高い遊技状態となった場合には遊技者をあまりに待たせすぎることなく、可変表示装置の表示結果を導出表示させることができる。

30

【0249】

(14-2) 前記遊技機は、予め定められた記憶数の範囲内で前記可変表示条件の成立回数を記憶する手段であって、前記可変表示条件が成立する毎にその成立回数を加算更新するとともに、前記可変表示装置が可変表示制御される毎に前記成立回数を減算更新する可変表示条件成立回数記憶手段を有し、前記可変表示制御時間変動調整手段は、前記可変表示条件成立回数記憶手段の記憶値が前記基準値に相当する値になった場合に、前記可変表示制御時間の変動調整を行なうことを特徴とする、遊技機。

40

【0250】

かかる発明によれば、可変表示条件成立回数記憶手段の記憶値が前記基準値に相当する値になった場合に前記可変表示制御時間の変動調整が行なわれるので、前記可変表示条件成立確率が高くなった場合には前記記憶値が比較的小さい値でも前記可変表示条件が短く調整される結果、前記可変表示条件が成立しても前記可変表示条件成立回数記憶手段の記憶値が前記予め定められた記憶数となっているために、該可変表示条件の成立が記憶されることなく無効となってしまうという不都合を極力防止することができる。

【0251】

(14-3) 前記遊技機は、所定期間内における前記可変表示条件の成立回数を記憶する手段であって、前記所定期間の経過毎に次の所定期間内における前記可変表示条件

50

の成立回数を記憶し直す可変表示条件成立回数記憶手段をさらに有し、前記可変表示制御時間変動調整手段は、前記可変表示条件成立回数記憶手段の記憶値が前記基準値に相当する値になった場合に、前記可変表示制御時間を変動調整することを特徴とする、遊技機。

【 0 2 5 2 】

かかる発明によれば、所定期間内における前記可変表示条件の成立回数が前記基準値と比較されるので、前記可変表示制御時間を変動調整する判断が単位時間当たりの前記可変表示条件の成立回数により行なわれる結果、前記可変表示制御時間がより適正に調整される。

【図面の簡単な説明】

【 0 2 5 3 】

10

【図 1】本発明の実施の形態に係るパチンコ遊技機の遊技盤の構成を示す正面図である。

【図 2】本発明の実施の形態に係るパチンコ遊技機に用いられる可変表示装置の構成を示す斜視図である。

【図 3】本発明の実施の形態に係るパチンコ遊技機に設けられた入賞空間の断面図である。

。

【図 4】本発明の実施の形態に係るパチンコ遊技機の入賞空間の断面図である。

【図 5】本発明の実施の形態に係るパチンコ遊技機に用いられる制御回路の構成を示す図である。

【図 6】本発明の実施の形態に係るパチンコ遊技機に用いられる制御回路の構成を示す図である。

20

【図 7】可変表示装置の可変表示制御に用いられる各種ランダムカウンタを説明する説明図である。

【図 8】可変表示装置の可変表示制御動作を示すフローチャートである。

【図 9】可変表示装置に表示される停止図柄と各カウンタの値との対応関係を示す説明図である。

【図 10】可変表示装置の可変表示の変動パターンの種類を説明するための説明図である。

。

【図 11】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 12】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 13】可変表示装置の可変表示動作を示すタイミングチャートである。

30

【図 14】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 15】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 16】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 17】可変表示装置の可変表示動作を示すタイミングチャートである。

【図 18】普通図柄表示部において表示される普通図柄の可変表示に用いられるランダムカウンタを説明する説明図である。

【図 19】普通図柄表示部における普通図柄の可変表示動作を示すフローチャートである。

。

【図 20】普通図柄表示部において表示される普通図柄と各カウンタの値との対応関係を示す説明図である。

40

【図 21】普通図柄表示部において表示される普通図柄の変動表示の順序とその周期を示す説明図である。

【図 22】普通図柄表示部における普通図柄の可変表示動作を示すタイミングチャートである。

【図 23】普通図柄表示部における普通図柄の可変表示動作を示すタイミングチャートである。

【図 24】普通図柄表示部における普通図柄の可変表示動作を示すタイミングチャートである。

【図 25】可変表示装置の可変表示動作の停止と飾り L E D の動作との関係を示すタイミングチャートである。

50

【図 2 6】飾り L E D に用いられるランダムカウンタを説明する説明図である。

【図 2 7】飾り L E D の表示制御を説明する説明図である。

【図 2 8】可変表示装置の可変表示制御時間を短縮する短縮条件について、第 2 ～ 第 4 実施の形態を説明するための説明図である。

【図 2 9】特別図柄の変動表示の表示例を示す画面構成図である。

【図 3 0】特別図柄の変動表示の表示例を示す画面構成図である。

【図 3 1】基本回路から L C D 回路を介して L C D 表示器へ送信されるコマンドデータの種類を示す説明図である。

【図 3 2】基本回路から L C D 回路を介して L C D 表示器へ送信されるコマンドデータの種類を示す説明図である。

10

【図 3 3】はずれ時の W C R N D _ A C T の値とコマンドデータとの関係を示す図である。

【図 3 4】図 3 3 に表わされる条件 1 ～ 条件 3 について説明する説明図である。

【図 3 5】大当たり時の W C R N D _ A C T の値とコマンドデータとの関係を示す図である。

【図 3 6】コマンドデータの転送方法を説明するためのタイミングチャートである。

【図 3 7】大当たり状態のときの表示例を示す画面構成図である。

【図 3 8】繰返し継続制御による最終の特定遊技状態が終了するときの表示例を示す画面構成図である。

【図 3 9】終了デモンストレーション画面の表示と、確率変動の発生との時間的關係を示すタイミングチャートである。

20

【図 4 0】繰返し継続制御の制御動作と、繰返し継続制御中に表示される画面との時間的關係を示すタイミングチャートである。

【図 4 1】情報出力回路から出力される各種情報の出力のタイミングを示すタイミングチャートである。

【図 4 2】遊技制御を行なうためのメインプログラムの処理手順を示すフローチャートである。

【図 4 3】ランダム更新（無限ループ）処理の処理手順を示すフローチャートである。

【図 4 4】初期化処理の処理手順を示すフローチャートである。

【図 4 5】レジスタの初期化セット処理の処理手順を示すフローチャートである。

30

【図 4 6】初期化 1 回目処理の処理手順を示すフローチャートである。

【図 4 7】初期化 2 回目の処理の処理手順を示すフローチャートである。

【図 4 8】初期化失敗処理の処理手順を示すフローチャートである。

【図 4 9】タイマ 1 割込処理の処理手順を示すフローチャートである。

【図 5 0】当り玉信号処理の処理手順を示すフローチャートである。

【図 5 1】警告処理の処理手順を示すフローチャートである。

【図 5 2】出力データ制御処理の処理手順を示すフローチャートである。

【図 5 3】出力データセット処理の処理手順を示すフローチャートである。

【図 5 4】出力処理の処理手順を示すフローチャートである。

【図 5 5】表示器制御処理の処理手順を示すフローチャートである。

40

【図 5 6】ランダム更新処理の処理手順を示すフローチャートである。

【図 5 7】普通図柄のプロセス処理の処理手順を示すフローチャートである。

【図 5 8】プロセス処理の処理手順を示すフローチャートである。

【図 5 9】スイッチ処理の処理手順を示すフローチャートである。

【図 6 0】音処理の処理手順を示すフローチャートである。

【図 6 1】情報出力処理の処理手順を示すフローチャートである。

【図 6 2】飾り図柄制御処理の処理手順を示すフローチャートである。

【図 6 3】ランダム更新処理の処理手順を示すフローチャートである。

【図 6 4】普通図柄の通常時の処理手順を示すフローチャートである。

【図 6 5】普通図柄の変動時の処理手順を示すフローチャートである。

50

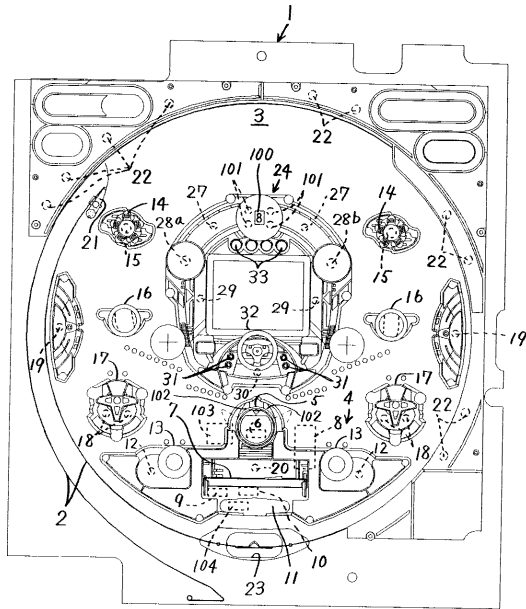
- 【図 6 6】普通図柄の停止時の処理手順を示すフローチャートである。
- 【図 6 7】通常時処理の処理手順を示すフローチャートである。
- 【図 6 8】通常時処理の処理手順を示すフローチャートである。
- 【図 6 9】全図柄変動処理の処理手順を示すフローチャートである。
- 【図 7 0】左図柄停止処理の処理手順を示すフローチャートである。
- 【図 7 1】右図柄停止処理の処理手順を示すフローチャートである。
- 【図 7 2】中図柄停止処理の処理手順を示すフローチャートである。
- 【図 7 3】フィーバーチェック処理の処理手順を示すフローチャートである。
- 【図 7 4】大入賞口開放前処理の処理手順を示すフローチャートである。
- 【図 7 5】大入賞口開放中処理の処理手順を示すフローチャートである。 10
- 【図 7 6】大入賞口開放後処理の処理手順を示すフローチャートである。
- 【図 7 7】第 1 種始動口スイッチ入賞判定処理の処理手順を示すフローチャートである。
- 【図 7 8】カウントスイッチ入賞判定処理の処理手順を示すフローチャートである。
- 【図 7 9】特定領域スイッチ入賞判定処理の処理手順を示すフローチャートである。
- 【図 8 0】普通図柄スイッチ入賞判定処理の処理手順を示すフローチャートである。
- 【図 8 1】普通図柄のプロセスタイマ処理の処理手順を示すフローチャートである。
- 【図 8 2】プロセスデータ/タイマ処理の処理手順を示すフローチャートである。
- 【図 8 3】データセット処理の処理手順を示すフローチャートである。
- 【図 8 4】スイッチチェック処理の処理手順を示すフローチャートである。
- 【図 8 5】カウント処理の処理手順を示すフローチャートである。 20
- 【図 8 6】音演奏処理の処理手順を示すフローチャートである。
- 【図 8 7】図柄セット処理の処理手順を示すフローチャートである。
- 【図 8 8】リーチ時周回時間演算処理の処理手順を示すフローチャートである。
- 【図 8 9】リーチ時図柄移動量時間演算処理の処理手順を示すフローチャートである。
- 【図 9 0】プロセスデータセット処理の処理手順を示すフローチャートである。
- 【図 9 1】基本回路 4 6 の R A M に構成される各種テーブルと、ランダムバンクを説明するための説明図である。

【符号の説明】

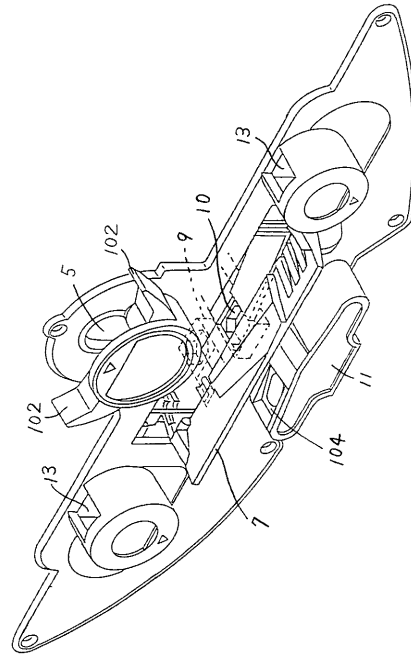
【 0 2 5 4 】

- 1 遊技盤、4 可変入賞球装置、2 4 可変表示装置、3 2 可変表示部、4 6 基本回路、4 8 L C D 回路、3 5 L C D 表示装置、5 始動口、3 3 始動記憶 L E D、3 遊技領域である。 30

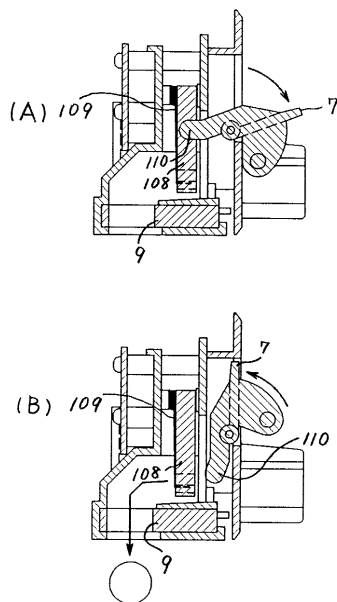
【 図 1 】



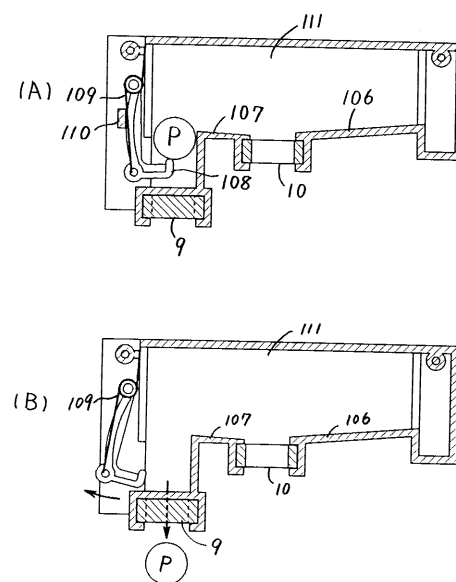
【 図 2 】



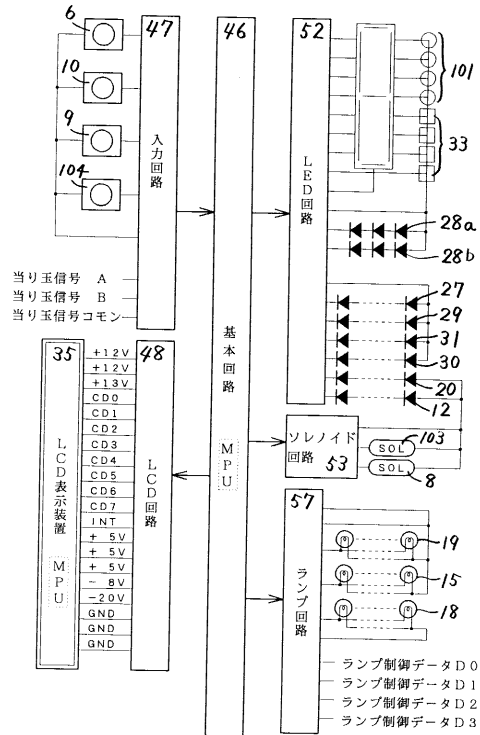
【 図 3 】



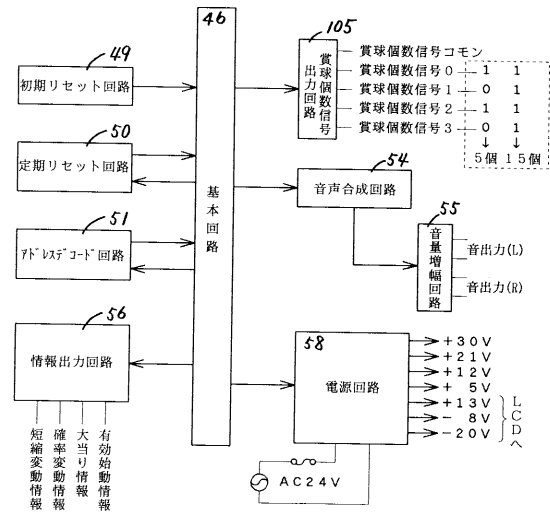
【 図 4 】



【図 5】



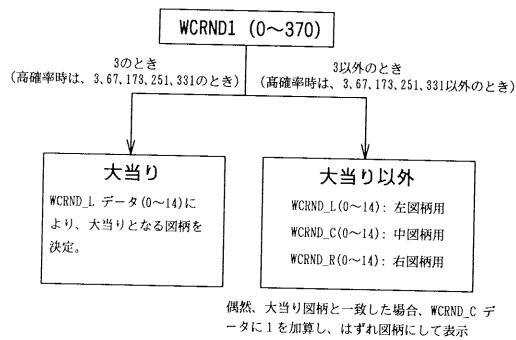
【図 6】



【図 7】

ランダム	範囲	用途	加算
WCRND1	0~370	大当り決定用	0.002秒毎に1ずつ加算
WCRND_L	0~14	左図柄表示用	0.002秒毎に1ずつ加算
WCRND_C	0~14	中図柄表示用	割り込み処理余り時間に実行
WCRND_R	0~14	右図柄表示用	WCRND_Cの桁上げのとき 1ずつ加算
WCRND_ACT	0~127	リーチ動作指定数	割り込み処理余り時間に実行

【図 8】



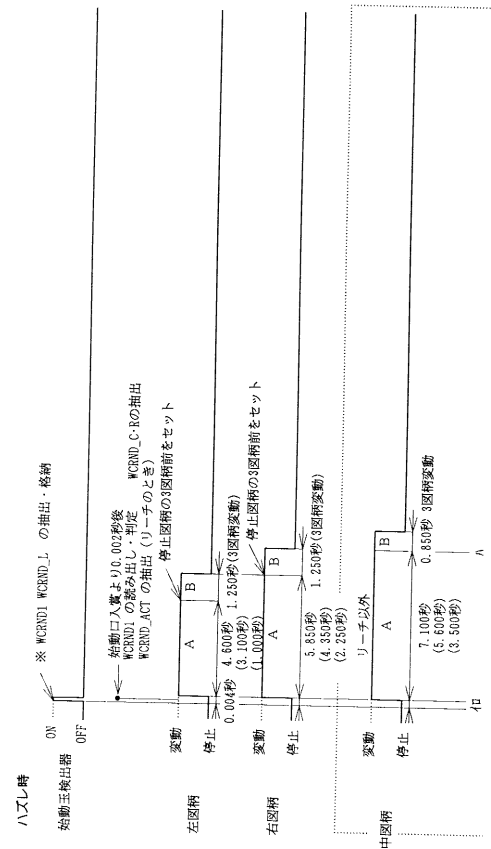
【図 9】

WCRND_L, C, R	左図柄	中図柄	右図柄
0	X	X	X
1	0	0	0
2	G	2	2
3	3	3	3
4	4	4	4
5	5	5	5
6	7	6	6
7	6	7	7
8	1	8	8
9	8	9	9
10	R	F	F
11	9	1	1
12	F	G	G
13	2	P	P
14	P	R	R

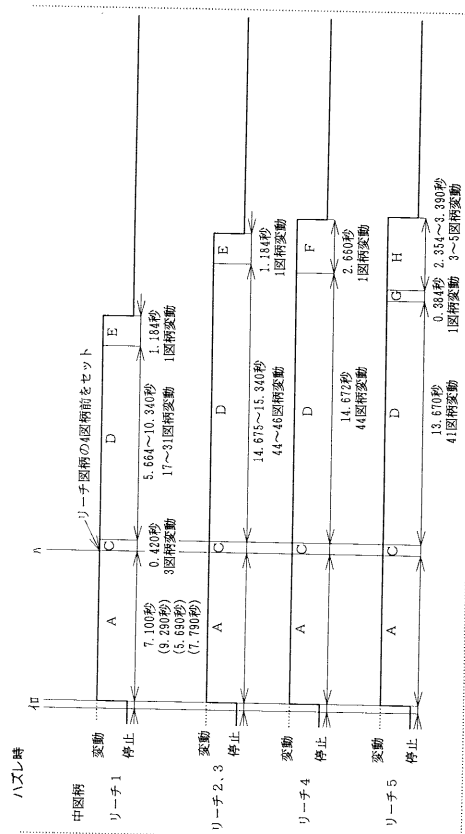
【図 10】

種別	変動パターン
A	一定の速度 (16.7msに1図柄変動)
B	徐々に減速して停止 (3図柄変動)
C	徐々に減速 (3図柄変動)
D	一定の速度 (333.3msに1図柄変動) 1周期 5.000秒
E	徐々に減速して停止 (1図柄変動)
F	徐々に減速して停止 (1図柄変動)
G	徐々に減速 (1図柄変動)
H	徐々に加速・減速して停止
I	徐々に減速して停止
J	徐々に加速・減速 (4.875図柄)
K	逆転して徐々に減速して停止

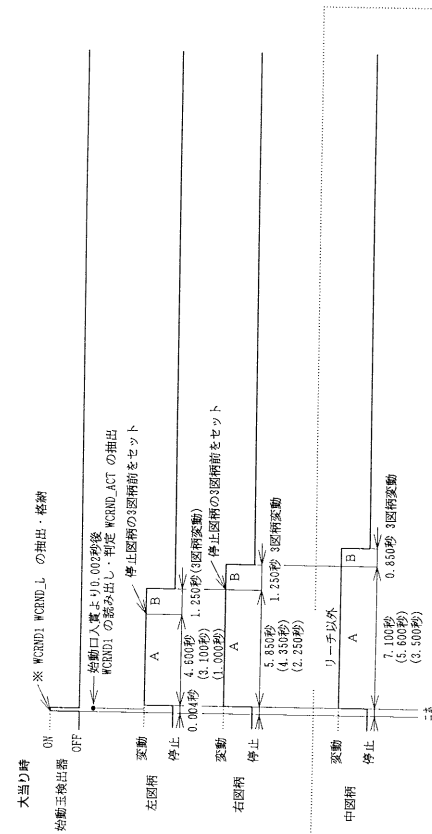
【図 11】



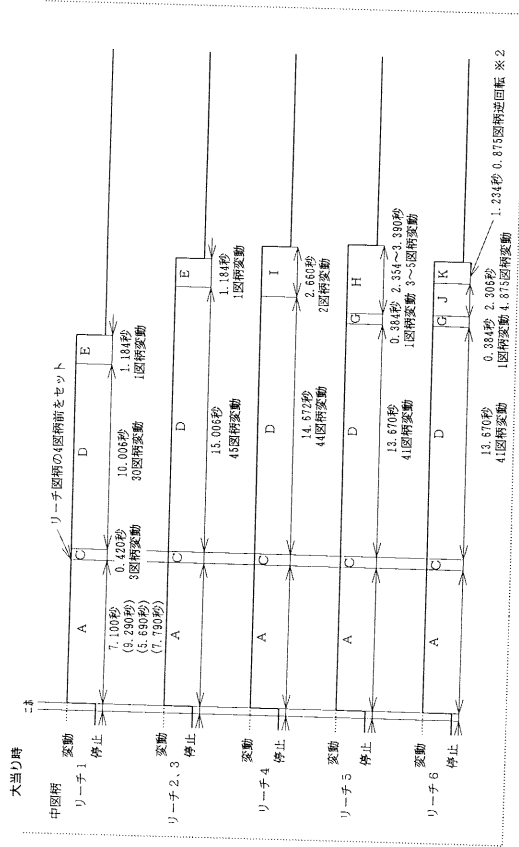
【図 12】



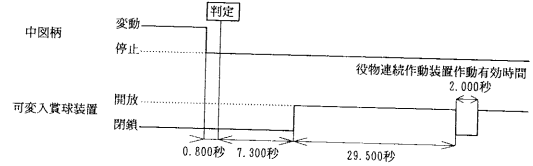
【図 13】



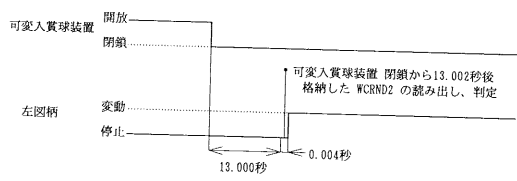
【図 14】



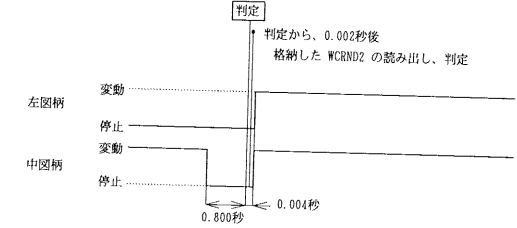
【図 15】



【図 16】



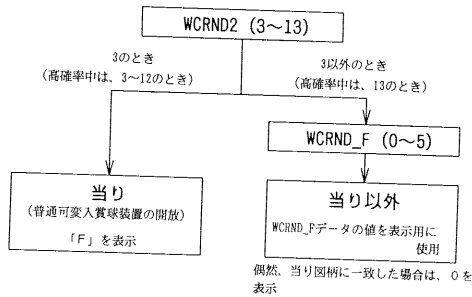
【図 17】



【図 18】

項目	範囲	用途	加算
WCRND2	3~13	当り決定用	0.002秒毎に1ずつ加算
WCRND_F	0~5	普通図柄表示用	割り込み処理残り時間に実行

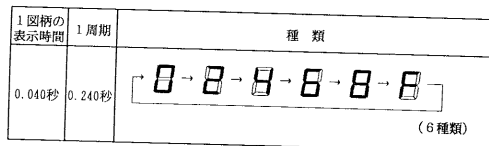
【図 19】



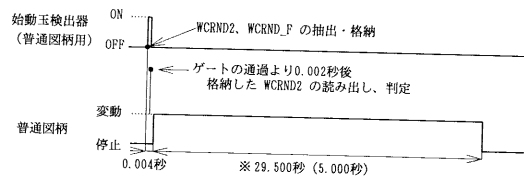
【図 20】

WCRND_F	普通図柄	WCRND_F	普通図柄
0	0	3	3
1	1	4	4
2	2	5	5

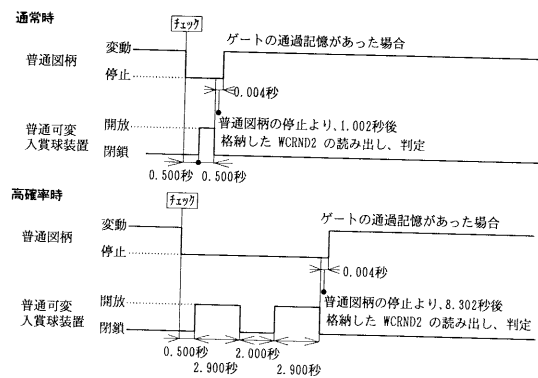
【図 21】



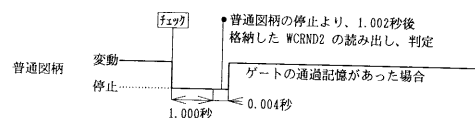
【図 22】



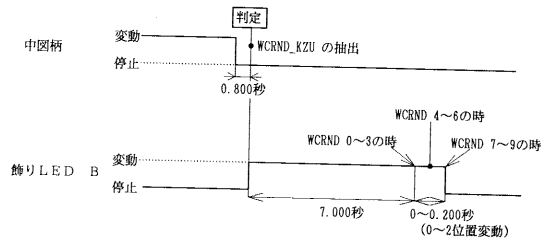
【図 23】



【図 24】



【図 25】



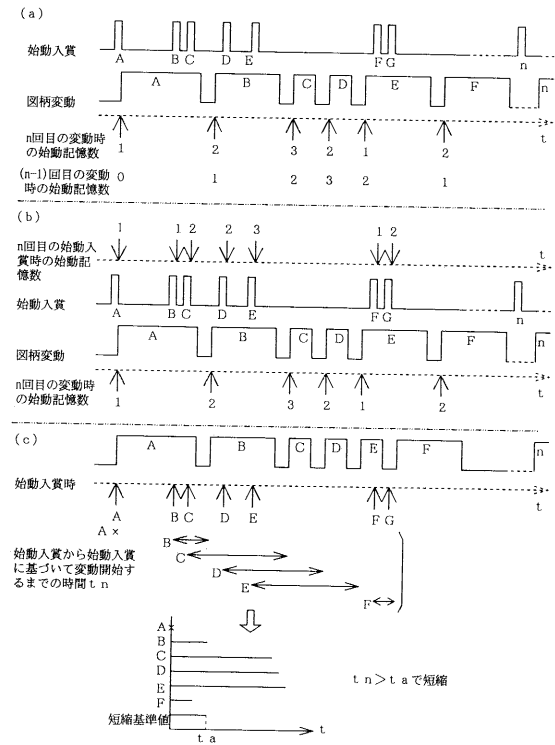
【図 26】

ランダム	範囲	用途	加算
WCRND_KZU	0 ~ 9	飾りLED B 表示用	割り込み余り時間に1ずつ加算

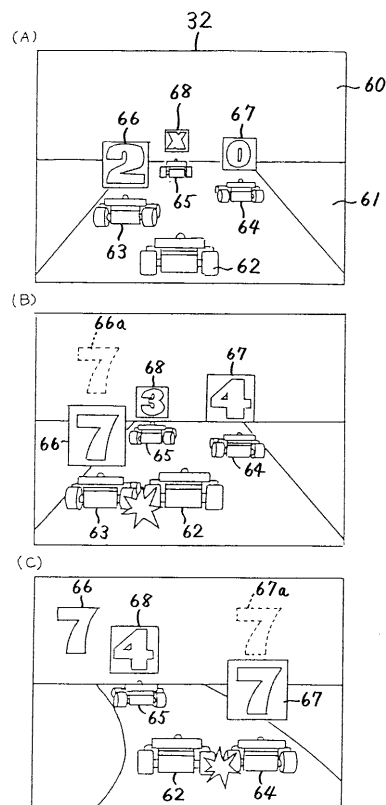
【図 27】

WCRND_KZU	飾りLED B1	飾りLED B2
0 ~ 3	消灯	消灯
4 ~ 6	点灯 (WINNER)	消灯
7 ~ 9	消灯	点灯 (CRUSH)

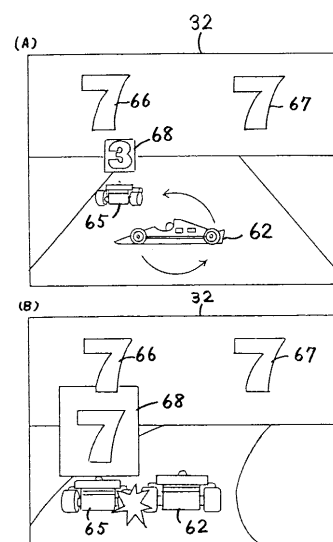
【図 28】



【図 29】



【図 30】



【図 3 1】

COMH (コマンドヘッダー)		CAH	固定
COM0 (メインステータス)			
00H~7FH		B	12Rデモ(ワタナベ)
80H~FFH	未使用	C	13Rデモ(ワタナベ)
00H	画面初期化(ブルーム表示)	D	14Rデモ(ワタナベ)
10H	通常デモ(ワタナベ)	E	15Rデモ(ワタナベ)
2xH		F	16Rデモ(ワタナベ)
5xH			
x=0	全図柄停止処理	x=0	1Rデモ(開放中)
1	全図柄変動処理	1	2Rデモ(開放中)
2	左図柄停止処理	2	3Rデモ(開放中)
3	右図柄停止処理	3	4Rデモ(開放中)
4	中図柄停止処理	4	5Rデモ(開放中)
5	通常リーチ処理	5	6Rデモ(開放中)
(1~7H, どけどけ, S字)		6	7Rデモ(開放中)
6	すべり(もどり)リーチ処理	7	8Rデモ(開放中)
7	バックファイヤーリーチ処理	8	9Rデモ(開放中)
30H	入賞デモ	9	10Rデモ(開放中)
4xH		A	11Rデモ(開放中)
x=0	1Rデモ(ワタナベ)	B	12Rデモ(開放中)
1	2Rデモ(ワタナベ)	C	13Rデモ(開放中)
2	3Rデモ(ワタナベ)	D	14Rデモ(開放中)
3	4Rデモ(ワタナベ)	E	15Rデモ(開放中)
4	5Rデモ(ワタナベ)	F	16Rデモ(開放中)
5	6Rデモ(ワタナベ)		
6	7Rデモ(ワタナベ)		
7	8Rデモ(ワタナベ)		
8	9Rデモ(ワタナベ)		
9	10Rデモ(ワタナベ)		
A	11Rデモ(ワタナベ)		
COM1 (左図柄番号)			
bit 7654	未使用	bit 3~0	左図柄番号
		0H~EH	(15図柄)
COM2 (中図柄番号)			
bit 7654	未使用	bit 3~0	中図柄番号
		0H~EH	(15図柄)
COM3 (右図柄番号)			
bit 7654	未使用	bit 3~0	右図柄番号
		0H~EH	(15図柄)

【図 3 2】

COM 4 (リーチ動作指定)			
bit 7 6 5	未使用	0 1	どけどけリーチ
bit 4	第2図柄決定時スピニングフラグ	1 0	S字リーチ
0	スピニングしない	bit 1 0	リーチ周回数指定
1	スピニングする	0 0	0周後停止
bit 3 2	リーチ中動作選択	0 1	1周後停止
0 0	通常リーチ	1 0	2周後停止
		1 1	3周後停止(ダミー)
COM 5 (リーチ停止動作指定)			
bit 7	未使用	bit 3	もどり指定フラグ
bit 6	点滅色指定フラグ	0	もどりのない
0	黄	bit 2 1 0	もどりのあり
1	オレンジ	0 0 0	すべり図柄数指定
bit 5	点滅スピードフラグ	0 0 1	1図柄すべり(ダミー)
0	遅い	0 1 0	2図柄すべり(ダミー)
1	速い	0 1 1	3図柄すべり(ダミー)
bit 4	点滅フラグ	1 0 0	4図柄すべり
0	点滅しない	1 0 1	5図柄すべり
1	点滅する	1 1 0	6図柄すべり
COM 6 (入賞個数指定)			
0H〜AH カウント0〜10			
COM C (チェックサム)			
00H〜7FH			
COMH〜COM6までを加算し、最上位ビットを0クリアする			
リーチ1: ノーマルリーチ			
リーチ2: S字リーチ			
リーチ3: どけどけリーチ			
リーチ4: バックファイヤーリーチ			
リーチ5: すべりリーチ			
リーチ6: もどりリーチ			

【図 3 3】

ハズレ時	WORD_ACT	リチ	ALIN	割合	COM0 2H (X=)		COM4		COM5				
					bit 4	bit 32	bit 10	bit 6	bit 5	bit 4	bit 3	bit 2	bit 1
条件1	0~6	1	有	7/128	5	1	00	01	1	0	1	0	100
	7~12	2	有	6/128	5	1	10	10	1	1	0	0	100
	13~18	3	有	5/128	5	1	01	10	1	1	1	0	100
	19~25	4	有	4/128	5	1	※1	00	10	1	1	1	0
	26~28	5	有	3/128	6	1	※1	00	10	1	1	1	0
	29~41	1	無	13/128	5	0	00	01	0	1	1	0	100
	42~62	2	有	21/128	5	0	10	10	0	1	1	0	100
	63~83	3	有	21/128	5	0	01	10	0	1	1	0	100
	84~112	4	有	25/128	7	0	※1	00	10	0	1	1	0
	113~127	5	有	15/128	6	0	※1	00	10	0	1	1	0
条件2	0~23	1	有	30/128	5	1	10	01	1	0	1	0	110
	24~33	2	有	4/128	5	1	10	10	1	1	1	0	110
	34~37	3	有	4/128	5	1	01	10	1	1	1	0	110
	38~39	5	有	2/128	6	1	※1	00	10	1	1	0	110
	40~39	1	無	59/128	5	0	00	01	0	1	1	0	110
	99~109	2	有	11/128	5	0	10	10	0	1	1	0	110
	110~120	3	有	11/128	5	0	01	10	0	1	1	0	110
	121~127	5	有	7/128	6	0	※1	00	10	0	1	1	0
	0~42	1	有	45/128	5	1	00	01	1	0	1	0	000
	43~127	1	無	85/128	5	0	00	01	0	0	1	0	000

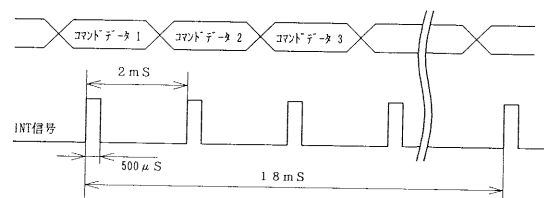
【図 3 4】

条件1	リーチで、大当たり図柄の1図柄手前で停止のとき
条件2	リーチで、大当たり図柄の1図柄後で停止のとき
条件3	リーチで、大当たり図柄の前後以外で停止のとき

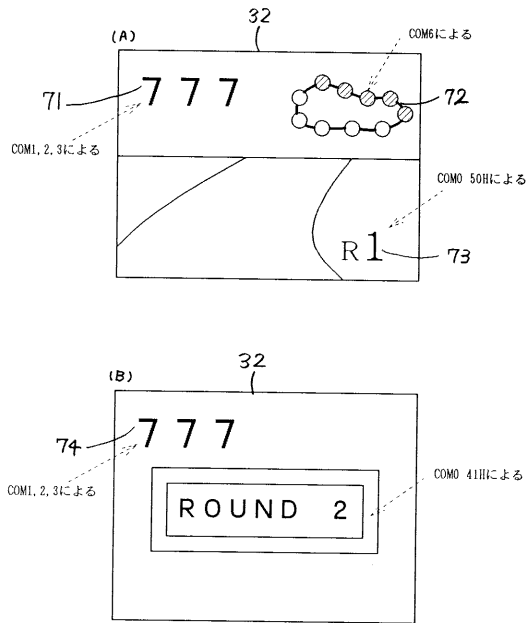
【図 3 5】

当り時	WORD_ACT	リチ	割合	COM0 2H (X=)		COM4		COM5				
				bit 4	bit 32	bit 10	bit 6	bit 5	bit 4	bit 3	bit 2	bit 1
条件1	0~7	1	有	8/128	5	1	00	01	1	0	1	0
	8~21	2	有	14/128	5	1	10	10	1	1	0	101
	22~35	3	有	14/128	5	1	01	10	1	1	0	101
	36~49	4	有	14/128	7	1	※1	00	10	1	1	0
	50~56	5	有	7/128	6	1	※1	00	10	1	1	0
	57~63	6	有	7/128	6	1	※1	00	10	1	1	0
	64~71	1	無	8/128	5	0	00	01	0	1	1	101
	72~85	2	有	14/128	5	0	10	10	0	1	1	0
	86~99	3	有	14/128	5	0	01	10	0	1	1	0
	100~113	4	有	14/128	7	0	※1	00	10	0	1	0
条件2	114~120	5	有	7/128	6	0	※1	00	10	0	1	0
	121~127	6	有	7/128	6	0	※1	00	10	0	1	0

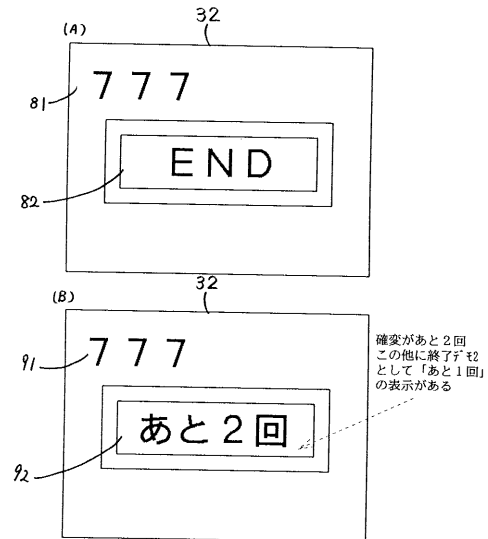
【図 3 6】



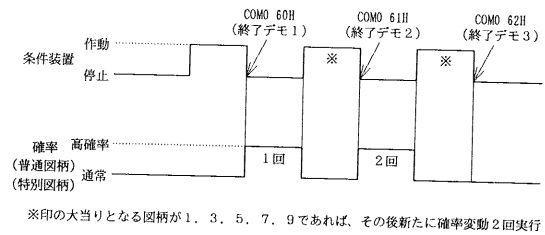
【図 37】



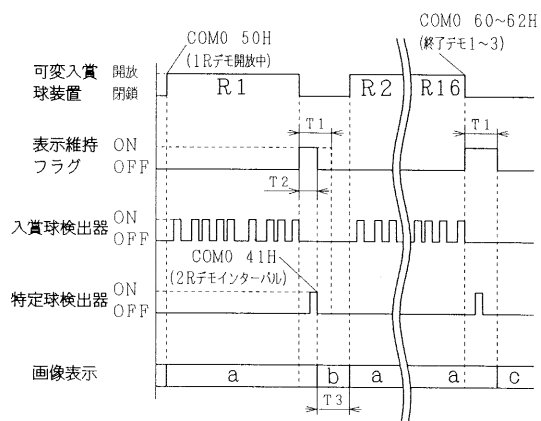
【図 38】



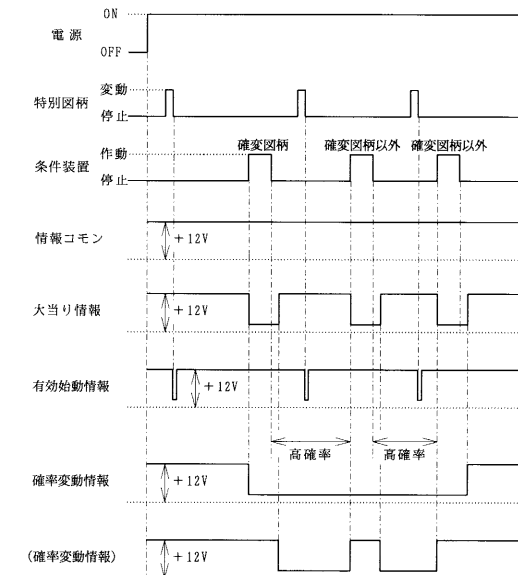
【図 39】



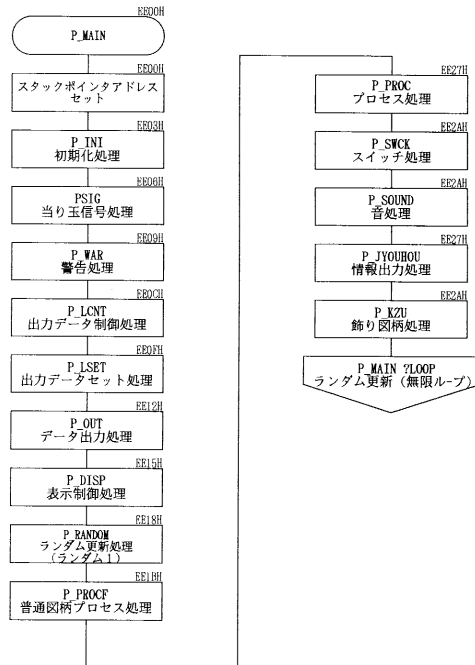
【図 40】



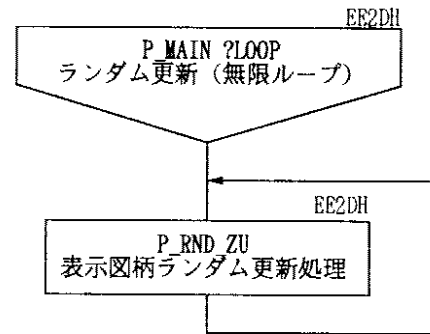
【図 41】



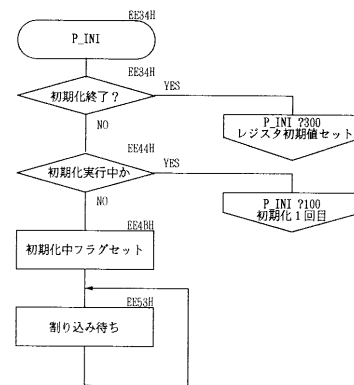
【図 4 2】



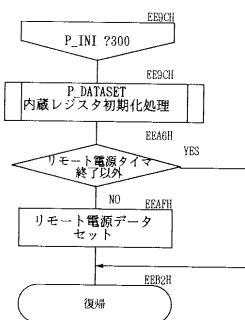
【図 4 3】



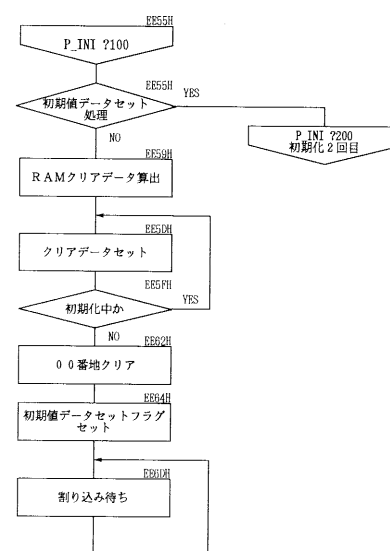
【図 4 4】



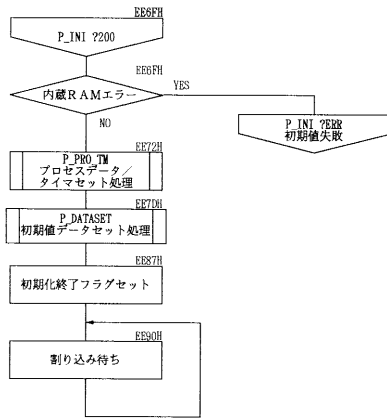
【図 4 5】



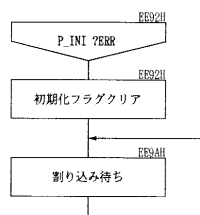
【図 4 6】



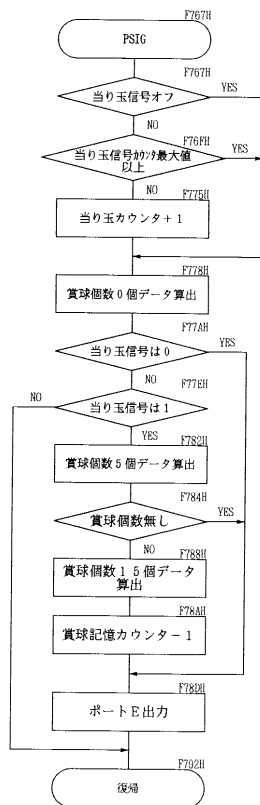
【図 47】



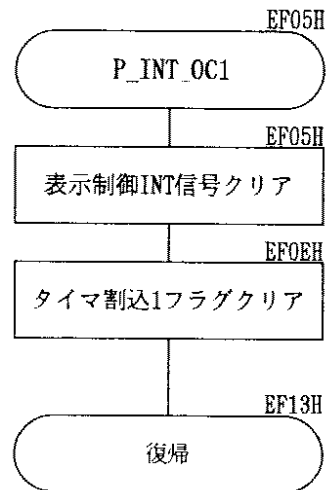
【図 48】



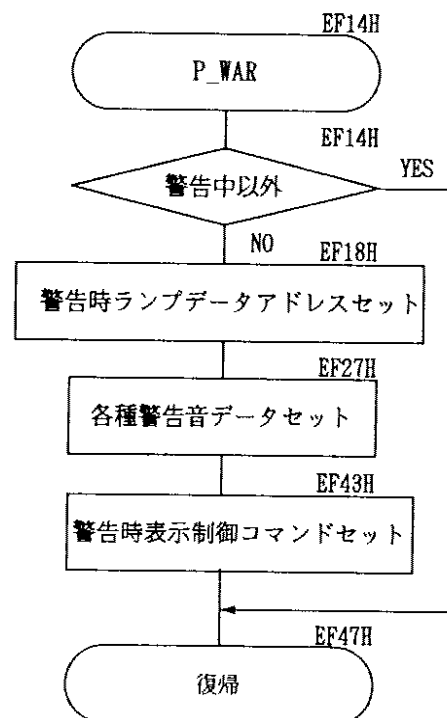
【図 50】



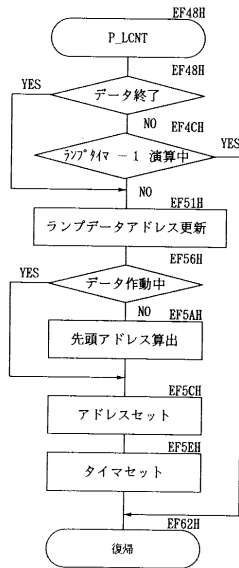
【図 49】



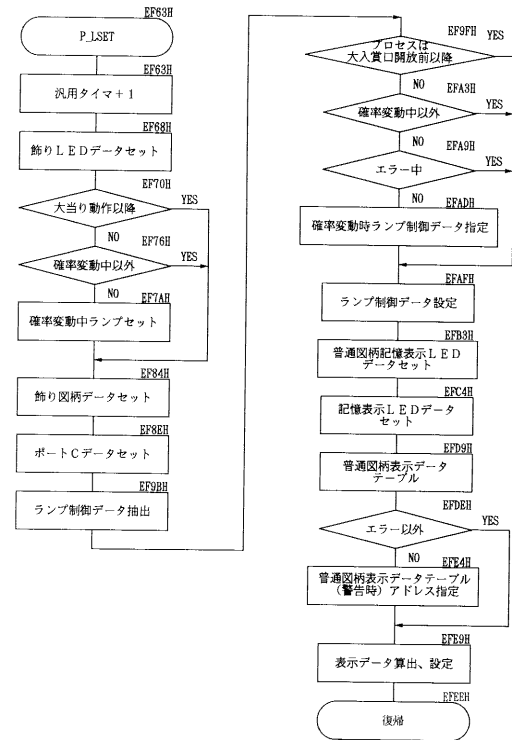
【図 51】



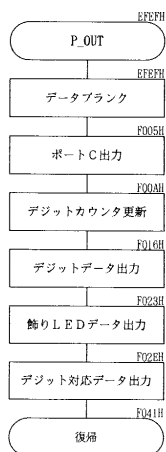
【図 52】



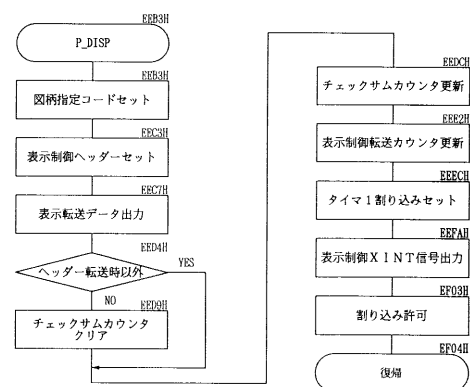
【図 53】



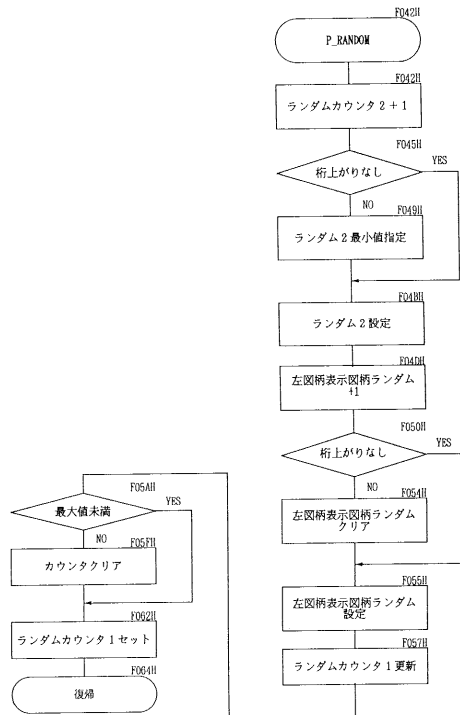
【図 54】



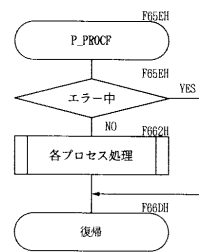
【図 55】



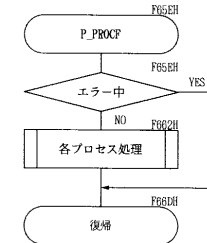
【図 56】



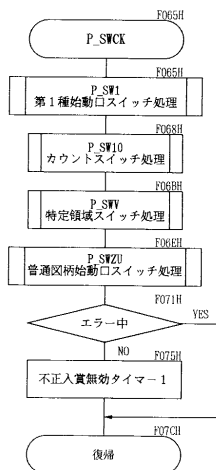
【図 57】



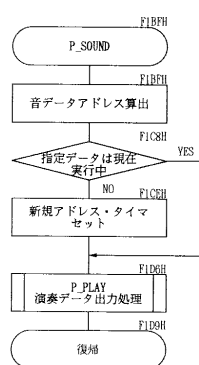
【図 58】



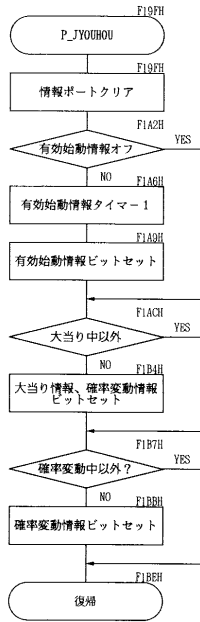
【図 59】



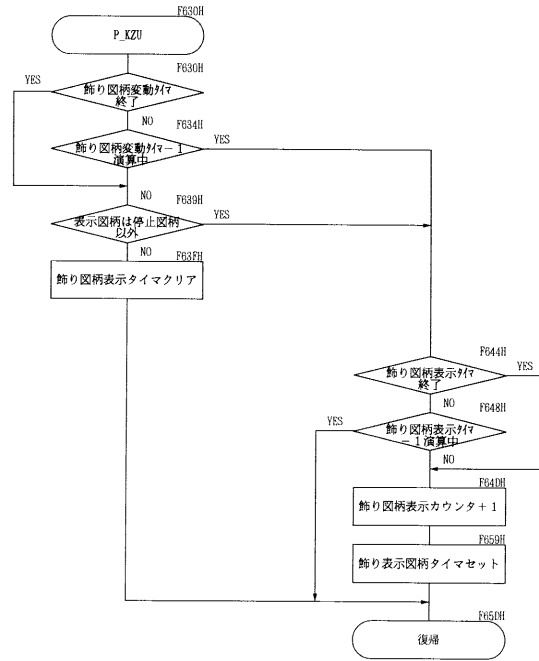
【図 60】



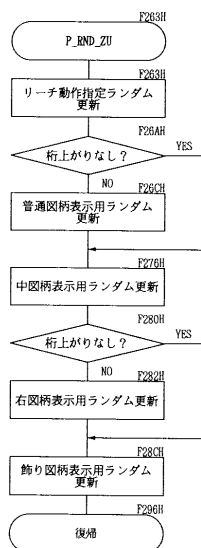
【図 6 1】



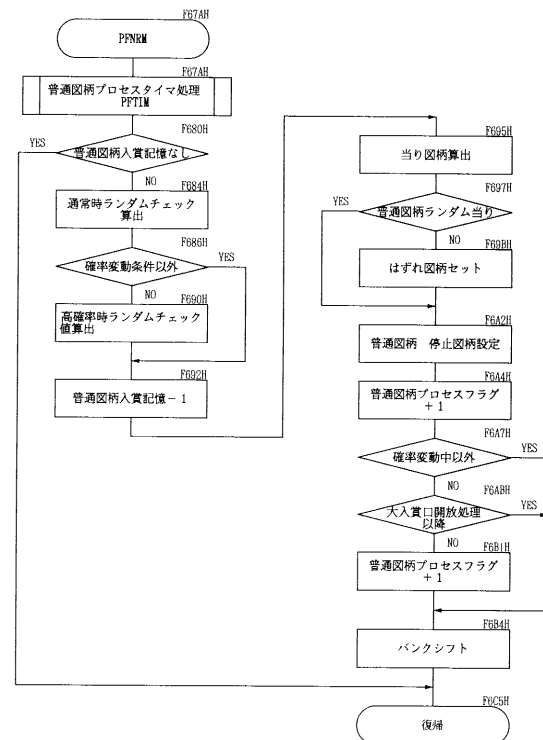
【図 6 2】



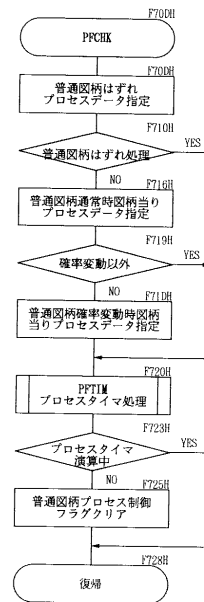
【図 6 3】



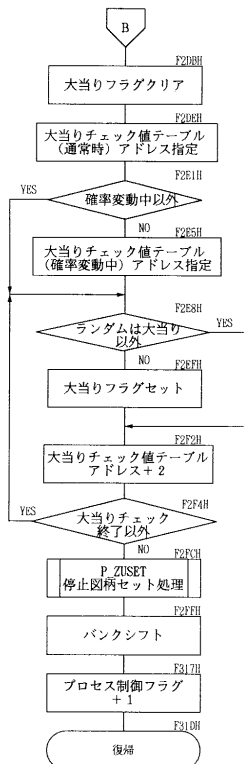
【図 6 4】



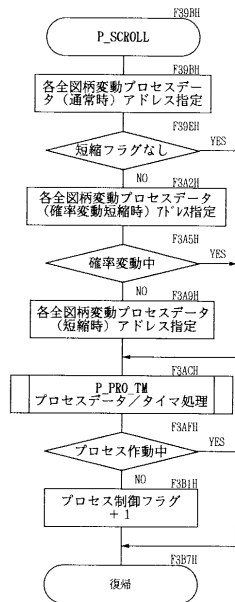
【 図 6 6 】



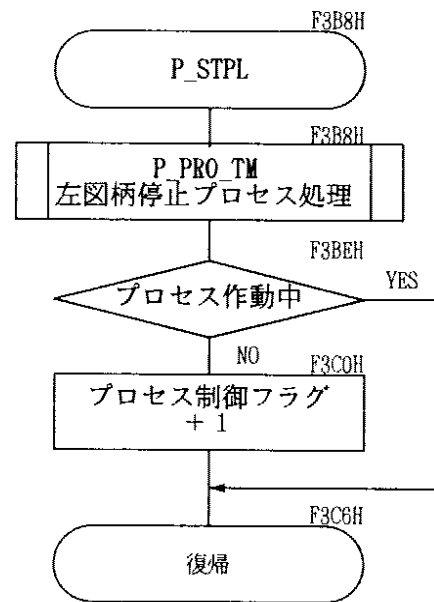
【 図 6 8 】



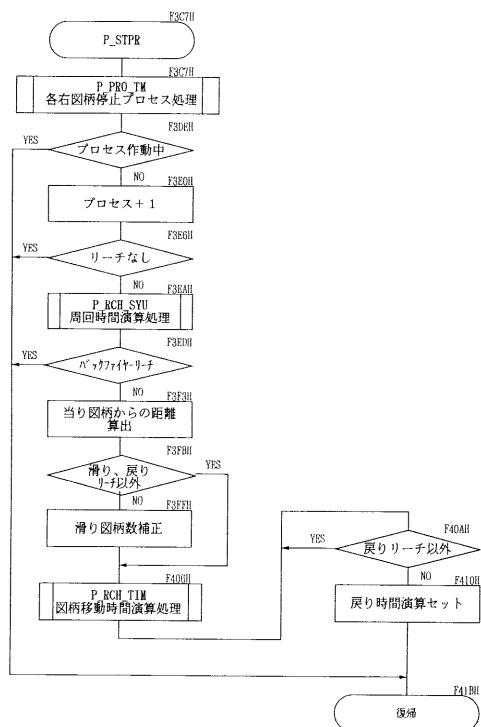
【図 69】



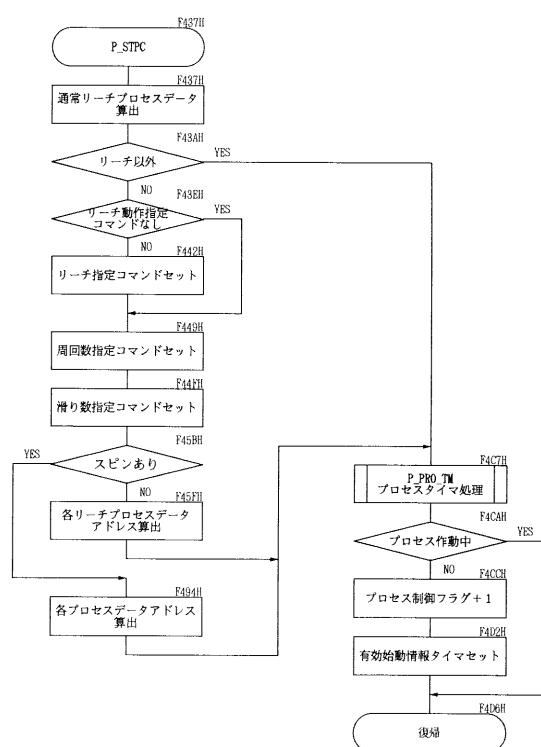
【図 70】



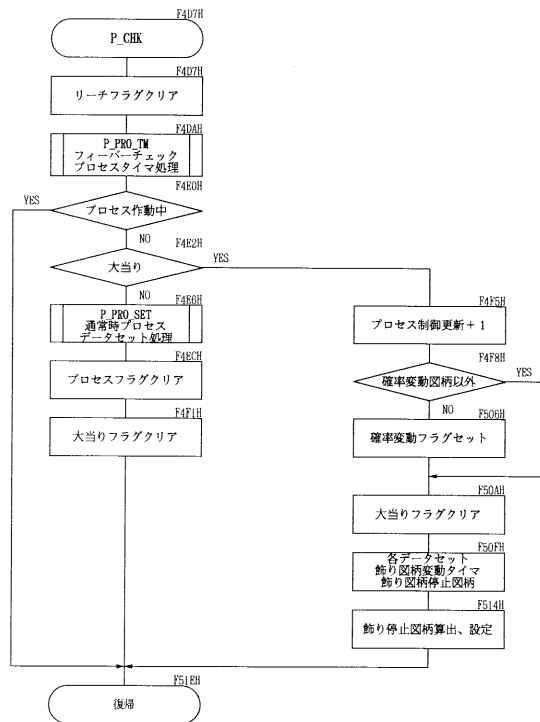
【図 71】



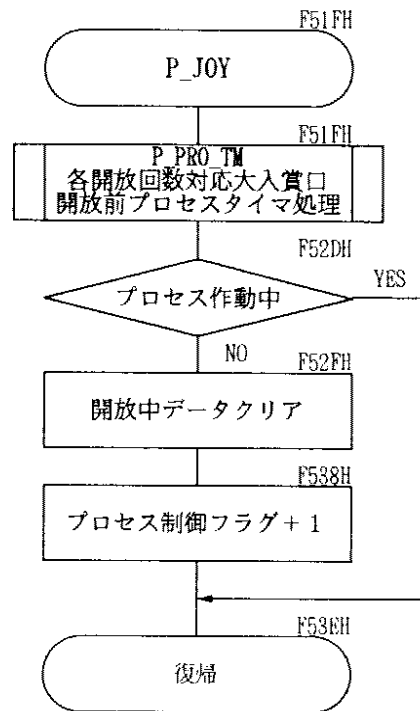
【図 72】



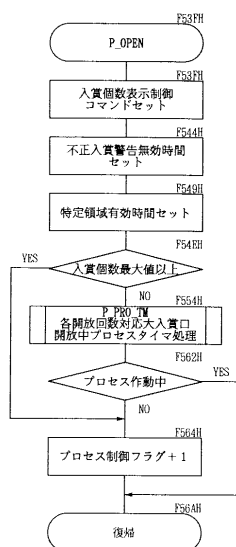
【図 73】



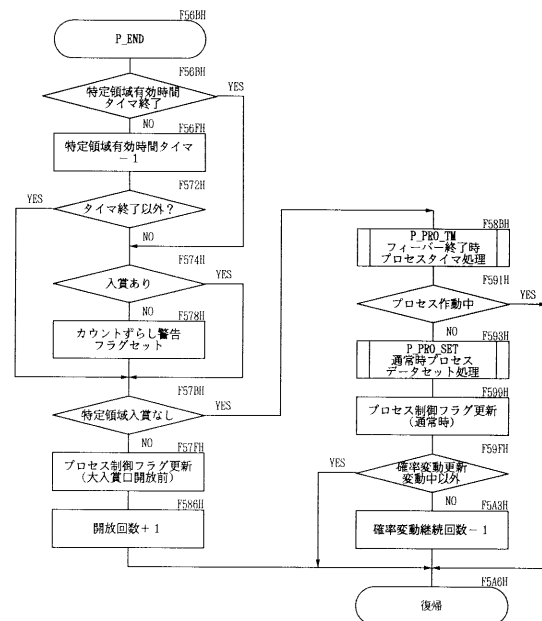
【図 74】



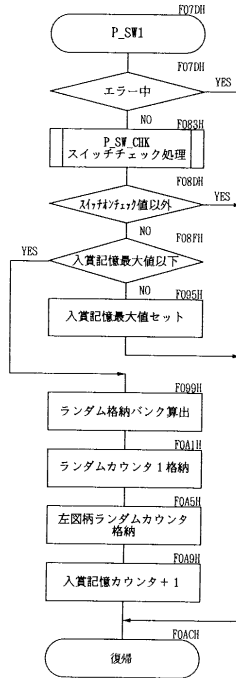
【図 75】



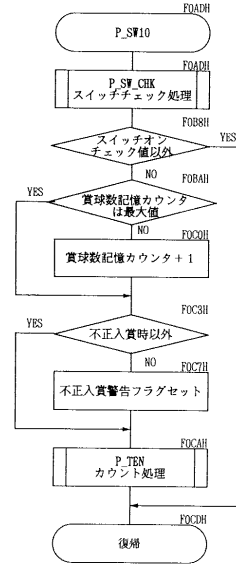
【図 76】



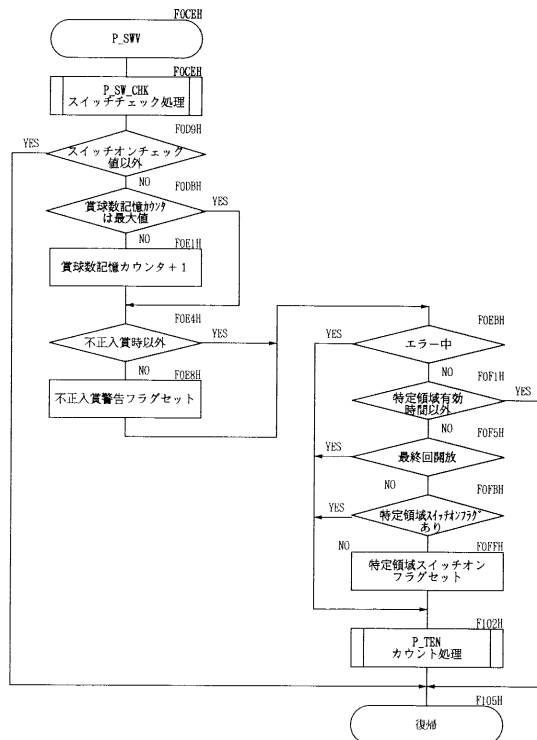
【図 77】



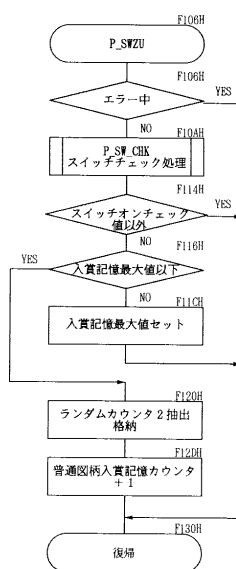
【図 78】



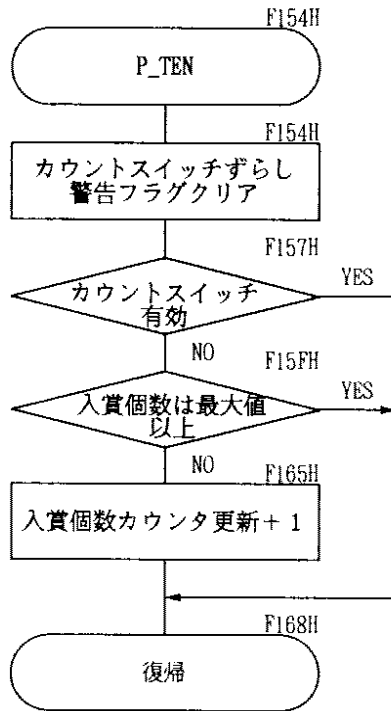
【図 79】



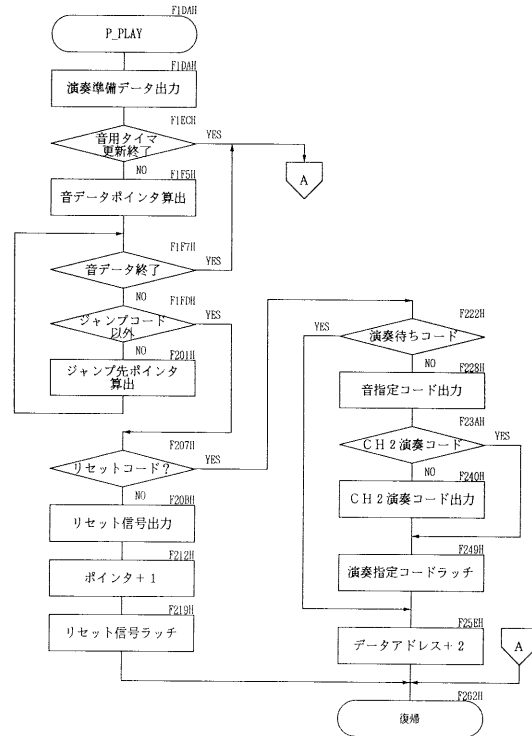
【図 80】



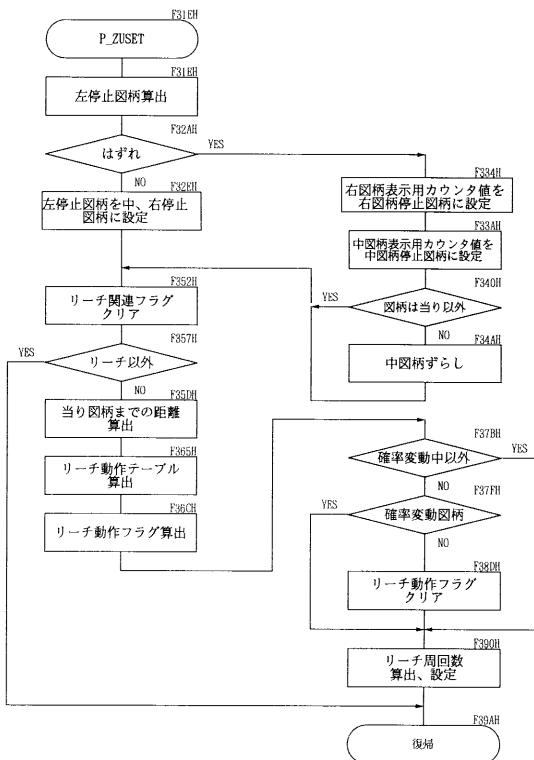
【図 85】



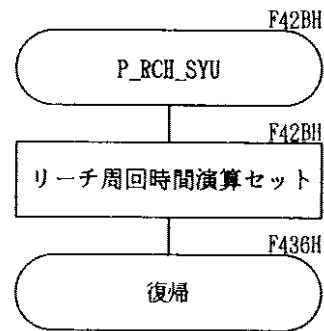
【図 86】



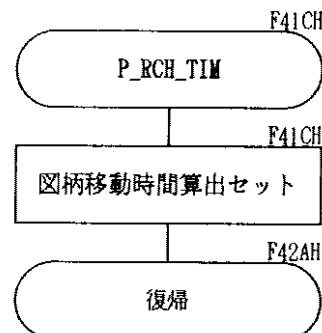
【図 87】



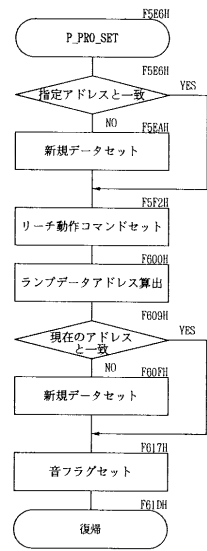
【図 88】



【図 89】



【図 90】



【図 91】

(A)

アドレス	移動時間	停止図柄
E267	(0334/2)*15	当り
E269	(0334/2)*16	1 図柄過ぎ
E26B	(0334/2)*02	13 図柄手前
E26D	(0334/2)*03	12 図柄手前
E26F	(0334/2)*04	11 図柄手前
E271	(0334/2)*05	10 図柄手前
E273	(0334/2)*06	9 図柄手前
E275	(0334/2)*07	8 図柄手前
E277	(0334/2)*08	7 図柄手前
E279	(0334/2)*09	6 図柄手前
E27B	(0334/2)*10	5 図柄手前
E27D	(0334/2)*11	4 図柄手前
E27F	(0334/2)*12	3 図柄手前
E281	(0334/2)*13	2 図柄手前
E283	(0334/2)*14	1 図柄手前
E285	(5000*0)+(0384/2)	1 周+停止
E269	(5000*1)+(0384/2)	2 周+停止
E269	(5000*2)+(0384/2)	3 周+停止 (ダミー)
E289	(0518/2)*0	滑りなし (ダミー)
E28B	(0518/2)*1	1 図柄滑り (ダミー)
E28D	(0518/2)*2	2 図柄滑り (ダミー)
E28F	(0518/2)*3	3 図柄滑り (ダミー)
E291	(0518/2)*4	4 図柄滑り
E293	(0518/2)*5	5 図柄滑り
E295	(0518/2)*6	6 図柄滑り

(B)

大当たり値チェックテーブル

アドレス	大当たりチェック値
ECC4	大当たりチェック値5 (331)
ECC6	大当たりチェック値4 (251)
ECC8	大当たりチェック値3 (173)
ECCA	大当たりチェック値2 (67)
ECCC	大当たりチェック値1 (3)
ECCF	終了コード

(C)

ランダムバンク

バンク名	内容
WBANK+0:	記憶1 大当たりランダム格納バンク
WBANK+2:	記憶1 左図柄ランダム格納バンク
WBANK+3:	記憶2 大当たりランダム格納バンク
WBANK+5:	記憶2 左図柄ランダム格納バンク
WBANK+6:	記憶3 大当たりランダム格納バンク
WBANK+8:	記憶3 左図柄ランダム格納バンク
WBANK+9:	記憶4 大当たりランダム格納バンク
WBANK+11:	記憶4 左図柄ランダム格納バンク

フロントページの続き

- (56)参考文献 特開平05-115594(JP,A)
特開平07-096074(JP,A)
特開平04-097769(JP,A)
特開平04-105674(JP,A)
特開平06-054951(JP,A)

- (58)調査した分野(Int.Cl., DB名)
A63F 7/02