



(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(11) 공개번호 10-2016-0105870
(43) 공개일자 2016년09월07일

(51) 국제특허분류(Int. Cl.)

H01Q 19/30 (2006.01) *H01Q 1/48* (2015.01)
H01Q 1/50 (2015.01) *H01Q 21/00* (2015.01)
H01Q 21/06 (2006.01) *H01Q 9/20* (2006.01)

(52) CPC특허분류

H01Q 19/30 (2013.01)
H01Q 1/48 (2013.01)

(21) 출원번호 10-2016-7021192

(22) 출원일자(국제) 2014년12월08일

심사청구일자 없음

(85) 번역문제출일자 2016년08월02일

(86) 국제출원번호 PCT/US2014/069105

(87) 국제공개번호 WO 2015/105605

국제공개일자 2015년07월16일

(30) 우선권주장

61/925,011 2014년01월08일 미국(US)

14/561,680 2014년12월05일 미국(US)

(71) 출원인

퀄컴 인코포레이티드

미국 92121-1714 캘리포니아주 샌 디에고 모어하
우스 드라이브 5775

(72) 발명자

디우크만, 이도

미국 92121-1714 캘리포니아주 샌 디에고 모어하
우스 드라이브 5775

예즈켈리, 아론

미국 92121-1714 캘리포니아주 샌 디에고 모어하
우스 드라이브 5775

(74) 대리인

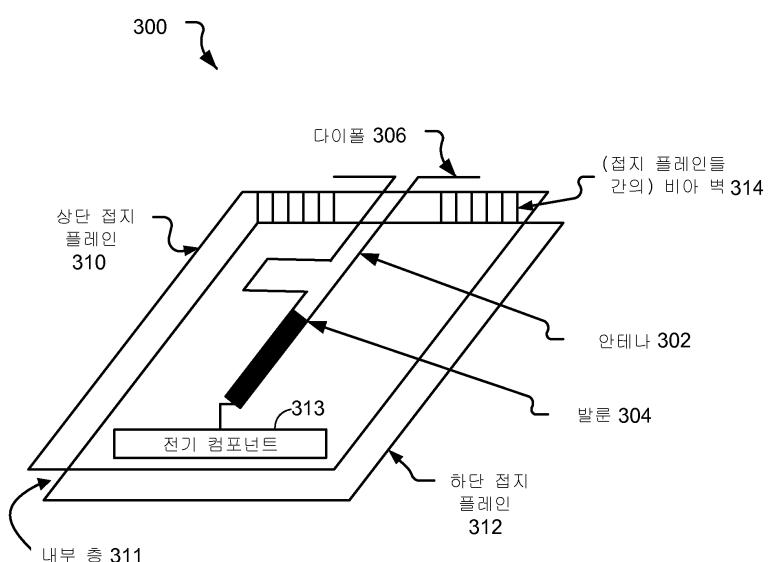
특허법인 남앤드남

전체 청구항 수 : 총 20 항

(54) 발명의 명칭 쿼시-야기-타입 안테나

(57) 요 약

장치는 제 1 접지 플레이인, 제 2 접지 플레이인, 안테나 및 안테나에 커플링되는 발룬을 포함한다. 발룬은 제 1 접지 플레이인과 제 2 접지 플레이인 간에 배치된다.

대 표 도 - 도3

(52) CPC특허분류

H01Q 1/50 (2013.01)

H01Q 21/0006 (2013.01)

H01Q 21/062 (2013.01)

H01Q 9/20 (2013.01)

명세서

청구범위

청구항 1

장치로서,

제 1 접지 플레이인;

제 2 접지 플레이인;

안테나; 및

상기 안테나에 커플링되는 발룬(balun)을 포함하고, 상기 발룬은 상기 제 1 접지 플레이인과 상기 제 2 접지 플레이인 간에 배치되는,

장치.

청구항 2

제 1 항에 있어서,

상기 안테나의 적어도 일부는 상기 발룬에 커플링되고, 상기 제 1 접지 플레이인과 상기 제 2 접지 플레이인 간에 배치되는,

장치.

청구항 3

제 1 항에 있어서,

상기 제 1 접지 플레이인과 상기 제 2 접지 플레이인 간에 내부 층

을 더 포함하고,

상기 발룬은 상기 내부 층에 배치되는,

장치.

청구항 4

제 1 항에 있어서,

복수의 비아들

을 더 포함하고,

상기 제 1 접지 플레이인은 상기 복수의 비아들에 의해 상기 제 2 접지 플레이인에 커플링되는,

장치.

청구항 5

제 4 항에 있어서,

상기 복수의 비아들은 상기 안테나 및 상기 발룬을 포함하는 안테나 구조의 반사기를 형성하는,

장치.

청구항 6

제 1 항에 있어서,

상기 제 1 접지 플레이에 커플링되는 표면 장착 기술(SMT) 컴포넌트
를 더 포함하는,
장치.

청구항 7

제 1 항에 있어서,
상기 발룬에 커플링되는 전기 컴포넌트
를 더 포함하고,
상기 전기 컴포넌트는 송신 라인, 커넥터, 안테나 피드, 도파관 또는 이들의 결합을 포함하는,
장치.

청구항 8

제 1 항에 있어서,
상기 제 1 접지 플레이에 커플링되는 패치(patch) 안테나
를 더 포함하는,
장치.

청구항 9

제 1 항에 있어서,
패치 안테나
를 더 포함하고,
상기 제 1 접지 플레이은 상기 패치 안테나와 상기 발룬 간에 있는,
장치.

청구항 10

제 1 항에 있어서,
상기 발룬에 커플링되는 다이폴(dipole)
을 더 포함하는,
장치.

청구항 11

제 1 항에 있어서,
상기 제 1 접지 플레이과 상기 제 2 접지 플레이 간에 배치되는 복수의 발룬들에 커플링되는 복수의 안테나 엘리먼트들
을 더 포함하는,
장치.

청구항 12

제 11 항에 있어서,
상기 복수의 안테나 엘리먼트들은 상기 제 1 접지 플레이과 상기 제 2 접지 플레이 간의 내부 층의 제 1 애지
부근에 로케이팅되는 안테나 엘리먼트들의 제 1 세트 및 상기 내부 층의 제 2 애지 부근에 로케이팅되는 안테나

엘리먼트들의 제 2 세트를 포함하는,
장치.

청구항 13

제 11 항에 있어서,
제 3 접지 플레인, 및 상기 제 2 접지 플레인과 상기 제 3 접지 플레인 간의 제 2 내부 층
을 더 포함하고,
상기 장치는,
상기 제 2 내부 층 내에 배치되는 제 2 복수의 발룬들에 커플링되는 제 2 복수의 안테나 엘리먼트들
을 더 포함하는,
장치.

청구항 14

제 11 항에 있어서,
상기 제 1 접지 플레인에 커플링되는 라디오 주파수 접적 회로(RFIC)
를 더 포함하고,
상기 제 1 접지 플레인은 상기 RFIC와 상기 복수의 발룬들 간에 있고, 상기 RFIC 내의 적어도 하나의 RF 체인은
상기 복수의 안테나 엘리먼트들의 제 1 안테나 엘리먼트에 커플링되는,
장치.

청구항 15

제 14 항에 있어서,
상기 RFIC 내의 다수의 RF 체인들은 다수의 안테나 엘리먼트들에 커플링되는,
장치.

청구항 16

통신의 방법으로서,
안테나 구조의 발룬에서 신호를 수신하는 단계 - 상기 발룬은 2개의 접지 플레인들 간에 있음 - ;
상기 발룬의 출력에서 위상 조정된 신호를 생성하는 단계; 및
상기 안테나 구조를 통해 상기 위상 조정된 신호를 방사하는 단계
를 포함하는,
통신의 방법.

청구항 17

제 16 항에 있어서,
패치 안테나에서 제 2 신호를 방사하는 단계
를 더 포함하고,
상기 2개의 접지 플레인들 중 하나는 상기 안테나 구조와 상기 패치 안테나 간에 있는,
통신의 방법.

청구항 18

장치로서,

신호를 방사하기 위한 수단;

상기 방사하기 위한 수단에 커플링되는 위상 조정된 신호를 생성하기 위한 수단;

상기 생성하기 위한 수단을 접지시키기 위한 제 1 수단; 및

상기 생성하기 위한 수단을 접지시키기 위한 제 2 수단

을 포함하고,

상기 생성하기 위한 수단은 상기 접지시키기 위한 제 1 수단과 상기 접지시키기 위한 제 2 수단 간에 배치되는,
장치.

청구항 19

제 18 항에 있어서,

방사된 신호의 적어도 일부를 반사하기 위한 수단

을 더 포함하는,

장치.

청구항 20

제 19 항에 있어서,

상기 반사하기 위한 수단은 상기 접지시키기 위한 제 1 수단 및 상기 접지시키기 위한 제 2 수단에 커플링되는
비아 벽(via wall)을 포함하는,

장치.

발명의 설명

기술 분야

[0001] 관련 출원에 대한 교차-참조

[0002] [0001] 본 출원은, 2014년 1월 8일 출원된 공동 소유된 미국 특허 출원 번호 제61/925,011호 및 2014년 12월 5일 출원된 미국 정식 특허 출원 번호 제14/561,680호를 우선권으로 주장하며, 이 특허들의 내용은 명시적으로 그 전체가 인용에 의해 본원에 포함된다.

[0003] 분야

[0004] 본 개시는 일반적으로 안테나들에 관한 것이다.

배경 기술

[0005] 기술의 진보들은 컴퓨팅 디바이스들이 더 작고 더 강력하게 되게 하였다. 예를 들어, 이들은 현재, 작고, 경량이며, 사용자들에 의해 쉽게 휴대되는 휴대용 무선 전화들, 디지털 보조기기들(PDA들) 및 페이징 디바이스들과 같은 무선 컴퓨팅 디바이스들을 포함하는 다양한 휴대용 개인 컴퓨팅 디바이스들에 존재한다. 보다 구체적으로, 셀룰러 전화들 및 인터넷 프로토콜(IP) 전화들과 같은 휴대용 무선 전화들은 무선 네트워크를 통해 음성 및 데이터 패킷들을 통신할 수 있다. 또한, 다수의 이러한 무선 전화들은 그 안에 포함되는 다른 타입들의 디바이스들을 포함한다. 예를 들어, 무선 전화는 또한 디지털 스틸 카메라, 디지털 비디오 카메라, 디지털 레코더, 및 오디오 파일 재생기를 포함할 수 있다. 또한, 이러한 무선 전화들은 웹 브라우저 애플리케이션과 같이 인터넷에 액세스하는데 이용될 수 있는 소프트웨어 애플리케이션들을 포함해서, 실행 가능한 명령들을 프로세싱할 수 있다. 따라서, 이들 무선 전화들은 상당한 컴퓨팅 성능들을 포함할 수 있다.

[0006] [0004] 60 GHz(gigahertz) 무선 시스템들과 같은 무선 시스템들의 경우, 디바이스의 송신 및 수신 능력들을 증가시키기 위해 단일 디바이스에 다수의 안테나들을 포함하는 것이 바람직하다. 모바일 통신 디바이스 내에 라

디오 주파수 접적 회로를 포함하는 SiP(system in package)의 크기의 감소에 의해, SiP에서 매우 다수의 안테나들을 배치하는 것이 더 어렵게 되었다. 안테나들의 수를 증가시키기 위한 하나의 종래의 접근법은, 인쇄 회로(PC) 보드의 표면 상의 접지 플레이н 상에 포지셔닝되는 안테나들을 이용하는 것이지만, 포함될 수 있는 이러한 안테나들의 수는 PC 보드의 이용 가능한 표면 영역에 의해 제한된다.

도면의 간단한 설명

[0007] 도 1은 쿼시-야기-타입 안테나를 포함하는 무선 디바이스를 도시한다.

[0006] 도 2는 도 1의 무선 디바이스의 컴포넌트들의 블록도를 도시한다.

[0007] 도 3은 도 1 내지 도 2의 무선 디바이스에 의해 이용될 수 있는 쿼시-야기-타입 안테나의 예시적인 실시예의 도면을 도시한다.

[0008] 도 4는 라디오 주파수 접적 회로(RFIC) 및 쿼시-야기-타입 안테나들을 포함하는 다수의 안테나들을 포함하는 라디오 주파수 시스템의 도면을 도시한다.

[0009] 도 5는 쿼시-야기-타입 안테나의 다수의 층들을 포함하는 모듈의 예시적인 실시예의 도면을 도시한다.

[0010] 도 6은 쿼시-야기-타입 안테나를 형성하는 방법을 도시하는 흐름도를 예시한다.

[0011] 도 7은 쿼시-야기-타입 안테나를 이용한 통신 방법을 도시하는 흐름도를 예시한다.

발명을 실시하기 위한 구체적인 내용

[0008] 아래에 명시된 상세한 설명은 본 개시의 예시적인 설계들의 설명으로서 의도되고 본 개시가 실시될 수 있는 유일한 설계를 나타내도록 의도되진 않는다. "예시적인" 이란 용어는 "예, 인스턴스 또는 예시로서 작용하는 것"을 의미하도록 본 명세서에서 이용된다. "예시적인" 것으로서 본 명세서에서 설명되는 임의의 설계는 반드시 다른 설계들보다 선호되거나 유리한 것으로서 해석될 필요는 없다. 상세한 설명은 본 개시의 예시적인 설계들의 완전한 이해를 제공하기 위해 특정한 세부사항들을 포함한다. 여기서 설명되는 예시적인 설계들은 이를 특정한 세부사항들 없이 실시될 수 있다는 것이 당업자들에게 명백하게 될 것이다. 일부 인스턴스들에서, 잘-알려진 구조들 및 디바이스들은 여기에 제시된 예시적인 설계들의 신규성을 모호하게 하는 것을 방지하기 위해 블록도 형태로 도시된다.

[0009] 도 1은 무선 통신 시스템(120)과 통신하는 무선 디바이스(110)를 도시한다. 무선 통신 시스템(120)은 각각 LTE(Long Term Evolution) 시스템, CDMA(Code Division Multiple Access) 시스템, GSM(Global System for Mobile Communications) 시스템, WLAN(wireless local area network) 시스템, 하나 또는 그 초과의 IEEE(Institute of Electrical and Electronics Engineers) 프로토콜들 또는 표준들(예를 들어, IEEE 802.11ad)에 따라 동작하는 무선 시스템, 60GHz 무선 시스템, 밀리미터파(mm-wave) 무선 시스템, 또는 몇몇 다른 무선 시스템일 수 있다. CDMA 시스템은 WCDMA(Wideband CDMA), CDMA 1X, EVDO(Evolution-Data Optimized), TD-SCDMA(Time Division Synchronous CDMA), 또는 몇몇 다른 버전의 CDMA를 구현할 수 있다. 단순함을 위해, 도 1은 2개의 기지국들(130 및 132) 및 하나의 시스템 제어기(140)를 포함하는 무선 통신 시스템(120)을 도시한다. 일반적으로, 각각의 무선 시스템은 임의의 수의 기지국들 및 임의의 세트의 네트워크 엔티티들을 포함할 수 있다.

[0010] 무선 디바이스(110)는 사용자 장비(UE), 모바일 스테이션, 단말, 액세스 단말, 가입자 유닛, 스테이션 등으로서 또한 지칭될 수 있다. 무선 디바이스(110)는 셀룰러 전화, 스마트폰, 태블릿, 무선 모뎀, 개인용 디지털 보조기기(PDA), 핸드헬드 디바이스, 랩톱 컴퓨터, 스마트북, 넷북, 코드리스 전화, 무선 로컬 루프(WLL) 스테이션, 블루투스 디바이스 등일 수 있다. 무선 디바이스(110)는 무선 통신 시스템(120)과 통신할 수 있다. 무선 디바이스(110)는 브로드캐스트 스테이션들(예를 들어, 브로드캐스트 스테이션(134))로부터의 신호들, 하나 또는 그 초과의 GNSS(global navigation satellite systems)에서 위성들(예를 들어, 위성(150))로부터의 신호들 등을 또한 수신할 수 있을 수 있다. 무선 디바이스(110)는 LTE, WCDMA, CDMA 1X, EVDO, TD-SCDMA, GSM, IEEE 802.11ad, 무선 기가비트, 60GHz 주파수 대역 통신, mm-wave 통신 등과 같은 무선 통신을 위한 하나 또는 그 초과의 라디오 기술들을 지원할 수 있다.

[0011] 또한, 예시적인 실시예에서, 본원에서 추가로 설명되는 바와 같이, 무선 디바이스(110)는 (예를 들어, 하나 또는 그 초과의 안테나 어레이들의 부분으로서) 하나 또는 그 초과의 쿼시-야기-타입 안테나들을 포함할 수 있다. 특정한 예에서, 쿼시-야기-타입 안테나는 2개의 접지 플레이н들 간에 발룬(balun)을 갖고 인쇄 회로

보드(PC)의 에지로부터 연장하는 다이폴을 갖는 안테나일 수 있다. 비아들은 반사기로서 기능하는 에지의 또는 그 근처의 비아 "벽"을 생성하도록 접지 플레이인들 간에 커플링될 수 있다. 예시적인 퀘시-야기-타입 안테나(들)가 도 3 내지 도 5를 참조하여 추가로 설명된다.

[0012] [0016] 도 2는 무선 디바이스(110)의 컴포넌트들의 예시적인 설계의 블록도를 도시한다. 예시적인 설계에서, 무선 디바이스(110)는 주 안테나 어레이(210)에 커플링되는 트랜시버(220), 보조 안테나 어레이(212)에 커플링되는 트랜시버(222) 및 데이터 프로세서/제어기(280)를 포함한다. 트랜시버(220)는 다수의 주파수 대역들, 다수의 라디오 기술들, 캐리어 어그리게이션 등을 지원하기 위해 다수(K)의 수신기들(230pa 내지 230pk) 및 다수(K)의 송신기들(250pa 내지 250pk)을 포함한다. 트랜시버(222)는 다수의 주파수 대역들, 다수의 라디오 기술들, 캐리어 어그리게이션, 수신 디바이스티, 다수의 송신 안테나들로부터 다수의 수신 안테나들로의 다중-입력 다중-출력(MIMO) 송신 등을 지원하기 위해 다수(L)의 수신기들(230sa 내지 230s1) 및 다수(L)의 송신기들(250sa to 250s1)을 포함한다.

[0013] [0017] 주 안테나 어레이(210) 및/또는 보조 안테나 어레이(212)는 도 3 내지 도 5를 참조하여 추가로 설명되는 바와 같은 하나 또는 그 초과의 퀘시-야기-타입 안테나들을 포함할 수 있다. 또한, 주 안테나 어레이(210) 및/또는 보조 안테나 어레이(212)는 도 4를 참조하여 추가로 설명되는 바와 같이, 패치 안테나들과 같은 하나 또는 그 초과의 다른 안테나 타입들을 포함할 수 있다.

[0014] [0018] 도 2에서 도시된 예시적인 설계에서, 각각의 수신기(230)는 LNA(240) 및 수신 회로들(242)을 포함한다. 데이터 수신을 위해, 주 안테나 어레이(210)는 기지국들 및/또는 다른 송신기 스테이션들로부터 신호들을 수신하고, 수신된 RF 신호를 제공하며, 이는 안테나 인터페이스 회로(224)를 통해 라우팅되고, 입력 RF 신호로서 선택된 수신기에 제공된다. 안테나 인터페이스 회로(224)는 스위치들, 듀플렉서들, 송신 필터들, 수신 필터들, 매칭 회로들 등을 포함할 수 있다. 아래의 설명은, 수신기(230pa)가 선택된 수신기라고 가정한다. 수신기(230pa) 내에서, LNA(240pa)는 입력 RF 신호를 증폭하고 출력 RF 신호를 제공한다. 수신 회로들(242pa)은 RF로부터 기저대역으로 출력 RF 신호를 하향변환하고, 하향변환된 신호를 증폭 및 필터링하고, 아날로그 입력 신호를 데이터 프로세서/제어기(280)에 제공한다. 수신 회로들(242pa)은 믹서들, 필터들, 증폭기들, 매칭 회로들, 오실레이터, 로컬 오실레이터(LO) 생성기, 위상 동기 루프(PLL) 등을 포함할 수 있다. 트랜시버들(220 및 222)의 각각의 잔여 수신기(230)는 수신기(230pa)와 유사한 방식으로 동작할 수 있다.

[0015] [0019] 도 2에서 도시된 예시적인 설계에서, 각각의 송신기(250)는 송신 회로들(252) 및 전력 증폭기(PA)(254)를 포함한다. 데이터 송신을 위해, 데이터 프로세서/제어기(280)는 송신될 데이터를 프로세싱(예를 들어, 인코딩 및 변조)하고 아날로그 출력 신호를 선택된 송신기에 제공한다. 아래의 설명은 송신기(250pa)가 선택된 송신기라고 가정한다. 송신기(250pa) 내에서, 송신 회로들(252pa)은 아날로그 출력 신호를 증폭 및 필터링하고 기저대역으로부터 RF로 상향변환하고, 변조된 RF 신호를 제공한다. 송신 회로들(252pa)은 증폭기들, 필터들, 믹서들, 매칭 회로들, 오실레이터, LO 생성기, PLL 등을 포함할 수 있다. PA(254pa)는 변조된 RF 신호를 수신 및 증폭하고 적절한 출력 전력 레벨을 갖는 송신 RF 신호를 제공한다. 송신 RF 신호는 안테나 인터페이스 회로(224)를 통해 라우팅되고 주 안테나 어레이(210)를 통해 송신된다. 트랜시버들(220 및 222) 내의 각각의 잔여 송신기(250)는 송신기(250pa)와 유사한 방식으로 동작할 수 있다.

[0016] [0020] 도 2는 수신기(230) 및 송신기(250)의 예시적인 설계를 도시한다. 수신기 및 송신기는 또한 필터들, 매칭 회로들 등과 같이 도 2에서 도시되지 않은 다른 회로들을 포함할 수 있다. 트랜시버들(220 및 222) 중 일부 또는 모두 다른 하나 또는 그 초과의 아날로그 접속 회로들(IC들), RF IC들(RFIC들), 믹싱된-신호 IC들 등 상에서 구현될 수 있다. 예를 들어, LNA들(240) 및 수신 회로들(242)은 RFIC 등일 수 있는 하나의 모듈들 상에서 구현될 수 있다. 트랜시버들(220 및 222)의 회로들은 다른 방식들로 또한 구현될 수 있다. RFIC는 도 4에서 예시된 바와 같은 패치 안테나들과 같은 안테나들을 또한 포함하는 SiP(system in package)에 포함될 수 있다.

[0017] [0021] 데이터 프로세서/제어기(280)는 무선 디바이스(110)에 대한 다양한 기능들을 수행할 수 있다. 예를 들어, 데이터 프로세서/제어기(280)는 수신기(230)를 통해 수신된 데이터 및 송신기(250)를 통해 송신될 데이터에 대한 프로세싱을 수행할 수 있다. 데이터 프로세서/제어기(280)는 트랜시버들(220 및 222) 내의 다양한 회로들의 동작을 제어할 수 있다. 메모리(282)는 데이터 프로세서/제어기(280)에 대한 프로그램 코드들 및 데이터를 저장할 수 있다. 데이터 프로세서/제어기(280)는 하나 또는 그 초과의 주문형 접속 회로들(ASIC들) 및/또는 다른 IC들 상에 구현될 수 있다.

[0018] [0022] 무선 디바이스(110)는 다수의 주파수 대역 그룹들, 다수의 라디오 기술들 및/또는 다수의 안테나들을 지원할 수 있다. 무선 디바이스(110)는 다수의 주파수 대역 그룹들, 다수의 라디오 기술들 및/또는 다수의 안테

나들을 통한 수신을 지원하기 위해 다수의 LNA들을 포함할 수 있다.

[0019] [0023] 도 3은 2개의 접지 플레인들 간의 발룬(304)을 포함하고 쿼시-야기-타입 안테나로서 구성된 안테나(302)를 포함하는 안테나 구조(300)를 예시한다. 안테나(302)는 무선 디바이스(110)의 안테나 어레이들(210-212)과 같은 안테나 어레이의 하나 또는 다수의 안테나들일 수 있다. 본원에서 이용되는 바와 같이, "안테나 구조"는 발룬 및 안테나를 포함하는 구조로서 정의되고, "안테나"는 전자기파들이 전송 또는 수신될 수 있는 임의의 전도성 엘리먼트로서 정의되고, "발룬"은 밸런싱된 신호(예를 들어, 차동 신호) 및 언밸런싱 신호(예를 들어, 싱글-엔드 신호) 사이에서 변환하는 임의의 디바이스로서 정의된다.

[0020] [0024] 안테나(302)는 다이폴 부분(306) 및 다이폴 부분(306)을 발룬(304)에 커플링하는 와이어 부분을 포함한다. 발룬(304)은 예컨대, 인입하는 신호를 수신하고 다이폴 부분(306)에 제공되는 위상 조정 신호를 생성함으로써 수신된 언밸런싱 신호를 밸런싱된 신호로 변환하도록 구성된다. 예를 들어, 발룬(304)은 인입하는 신호를 수신하기 위한 입력을 갖는 것으로서 예시되며, 2개의 신호 경로들의 출력 신호들 간에 위상 지연을 도입하기 위해 상이한 길이들의 2개의 신호 경로들을 포함한다. 출력 신호들은 다이폴 부분(306)에 제공된다. 다이폴 부분(306)은 2개의 다이폴 "암(arm)"들을 포함한다. 각각의 다이폴 암은 발룬(304)의 각각의 신호 경로에 커플링된다.

[0021] [0025] 안테나(302)의 적어도 일부(예를 들어, 다이폴 부분(306) 및 발룬(304) 간의 와이어 부분의 일부)는 제 1 접지 플레인(310)(예를 들어, 상단 접지 플레인) 및 제 2 접지 플레인(312)(예를 들어, 하단 접지 플레인) 간에 있는 모듈의 내부 층(311)에 배치된다. 접지 플레인들 간의 층은 대안적으로 인터층으로서 지칭될 수 있다. 접지 플레인들(310, 312)은 PC 보드와 같은 기판의 표면들 또는 내부 층들에 로케이팅될 수 있다. 복수의 비아들은 2개의 접지 플레인들(310, 312)을 서로 커플링하고 다이폴 부분(306)의 반사기로서 기능하는 전도성 "비아 벽"(314)을 형성할 수 있다.

[0022] [0026] 안테나(302)에는 2개의 접지 플레인들(310, 312) 간의 내부 층(311)에 배치되는 스트립라인 및 발룬 피드가 제공될 수 있다. 예를 들어, 발룬(304)은 포토리소그래피 및 금속 증착 프로세스를 이용함으로써 내부 층(311)의 유전체 물질에 형성될 수 있다. 예시를 위해, 유전체 물질이 하단 접지 플레인(312) 상에 증착될 수 있고, 포토리소그래피 및 금속 증착 프로세스는 하단 접지 플레인(312) 위에 발룬(304)의 도전성 와이어 패턴을 형성하는데 이용될 수 있고, 상단 접지 플레인(310)은 발룬(304) 위에 형성될 수 있다. 안테나 피드, 도파관, 송신 라인, 커넥터 등과 같은 하나 또는 그 초파의 전기 컴포넌트들(313)이 또한 발룬(304)에 커플링될 수 있다. 예를 들어, 안테나 피드는 튜너 유닛 및/또는 임피던스 매칭 컴포넌트를 포함할 수 있고, 안테나로의 신호들의 송신 또는 안테나로부터의 그의 수신 동안 수신된 신호를 조정하도록 동작할 수 있다. 공면 도파관(coplanar waveguide)과 같은 도파관이 저-순실 라디오 파 전파 매체를 제공함으로써 동작할 수 있다. 마이크로스트립 또는 스트립라인과 같은 송신 라인은 안테나로 또는 이로부터의 전파 경로를 제공함으로써 동작할 수 있다. 커넥터는 증폭기(예를 들어, 도 2의 LNA(240pa) 또는 PA(254pa))와 같은 다른 컴포넌트와 발룬 간의 신호 전파를 인에이블하도록 연결을 제공함으로써 동작할 수 있다.

[0023] [0027] 도 3에서 예시된 바와 같은 쿼시-야기-타입 안테나는 2개의 접지 플레인들에도 불구하고 효율적으로 방사한다. 예를 들어, 쿼시-야기-타입 안테나는 RF 모듈에 포함될 수 있고 비아 벽(314)의 비아들은 특정한 방사선을 반사하도록 하는 위치에 배치될 수 있지만, RF 모듈 외부로의 신호 방사를 허용하는 개구를 또한 갖는다. 접지 플레인들(310, 312) 각각은 접지 플레인(310 또는 312)의 반대 측들 상의 안테나들 간에 간섭을 감쇄 또는 제거하기 위해 전자기 차폐를 제공할 수 있다. (도시된 바와 같은) 모듈의 내부 층들에 포함되는 안테나를 설계하는 것은 영역 당 안테나 밀도를 더 높게 할 수 있다. 예를 들어, 도 4 내지 도 5에 관하여 추가로 설명되는 바와 같이, 안테나 밀도는, 스택들의 안테나들 간에 간섭을 감소시키기 위해 접지 플레인들에 의해 분리되는 층들로 안테나들을 "스택"시킴으로써 증가될 수 있다.

[0024] [0028] 도 4는 다수의 쿼시-야기-타입 안테나들(402, 404, 406, 452, 및 454)을 포함하는 예시적인 RF 모듈(430)을 예시한다. 쿼시-야기-타입 안테나들 각각은 제 1 접지 플레인(410)과 제 2 접지 플레인(412) 간의 RF 모듈(430)의 내부 층(411) 내에 있다. 제 1 접지 플레인(410) 및 제 2 접지 플레인(412)은 RF 모듈(430)의 상단 및 하단 표면들 상에서 쿼시-야기-타입 안테나들 및 컴포넌트들 간의 간섭을 감소시키도록 방사를 차단할 수 있다. 예를 들어, 다른 안테나들(460-465), 예컨대 패치 안테나들은 접지 플레인의 외부 층 상에(예를 들어, 제 1 접지 플레인(410)이 쿼시-야기-타입 안테나들의 발룬들(480-484)과 패치 안테나들 간에 있도록 제 1 접지 플레인(410) 상에) 로케이팅될 수 있다.

[0025] [0029] 다수의 쿼시-야기-타입 안테나 엘리먼트들은 (예를 들어, RF 모듈(430)의 예지 표면으로부터 돌출하는)

제 1 및 제 2 접지 플레이인들(410, 412) 외부에 배치되는 다이폴 부분들을 가지며, 다이폴 부분들은 접지 플레이인들(410, 412) 간에 배치되는 발룬들에 커플링된다. 비아 벽(414)은 다이폴들 중 하나 또는 그 초파에 대한 반사기로서 기능하도록 접지 플레이인들(410, 412) 간에 포지셔닝될 수 있다.

[0026] [0030] 쿼시-야기-타입 안테나들의 다수의 세트들은 RF 모듈(430)의 상이한 에지를 부근에 형성될 수 있다. 예를 들어, 도시된 바와 같이, 안테나 엘리먼트들의 제 1 세트(440)는 안테나들(402, 404 및 406)을 포함할 수 있고, 안테나 엘리먼트들의 제 2 세트(442)는 안테나들(452 및 454)을 포함할 수 있으며, 이들 각각은 각각의 발룬(480-484)에 커플링될 수 있다. RF 모듈(430)의 2개의 에지를 따라 쿼시-야기-타입 안테나들의 2개의 세트들을 갖는 RF 모듈(430)이 예시되지만, 다른 구현들에서, 쿼시-야기-타입 안테나들들의 2개 초파의 세트들이 포함될 수 있다. 예를 들어, 쿼시-야기-타입 안테나들의 4개의 세트들이 포함될 수 있고, RF 모듈(430)의 4개의 에지들이 쿼시-야기-타입 안테나들을 포함하도록 각각의 세트는 RF 모듈(430)의 각각의 에지 부근에 있을 수 있다.

[0027] [0031] RF 모듈(430)이 쿼시-야기-타입 안테나들의 단일 층을 갖는 것으로서 예시되지만, 접지 플레이인에 의해 분리되는 쿼시-야기-타입 안테나들의 부가적인 층들이 도 5에 관하여 추가로 상세히 설명되는 바와 같이 RF 모듈에 포함될 수 있다. 일부 실시예들에서, 안테나들의 2개 초파의 층들이 RF 모듈에 포함될 수 있다.

[0028] [0032] RF 모듈(430)은 다수의 RF 채인들(470-474)(예를 들어, 믹서, 증폭기들 등)을 포함하는 라디오 주파수 접적 회로(RFIC)(450)에 커플링될 수 있다. 예를 들어, "N"개의 RF 채인들(470-474)이 RFIC(450)에 포함될 수 있으며, 여기서 N은 1보다 큰 임의의 양의 정수이다. RFIC(450) 내의 적어도 하나의 RF 채인(470-474)은 복수의 안테나 엘리먼트들(예를 들어, 쿼시-야기-타입 안테나들(402, 404, 406, 452, 및 454)) 중 제 1 안테나 엘리먼트에 커플링될 수 있다. 제 2 접지 플레이인(412)은 RF 모듈(430)의 하단 접지 플레이인일 수 있다. 제 2 접지 플레이인(412)은 RFIC(450)와 발룬들(480-484) 사이에 배치될 수 있고, RFIC(450)의 컴포넌트들과 RF 모듈(430)의 안테나들 간의 간섭을 감소시킬 수 있다. RFIC(450)가 RF 모듈(430)(예를 들어, PC 보드) 아래에 예시되고 RF 모듈(430)보다 더 뚜꺼운 것으로서 예시되지만, 다른 실시예들에서, RFIC(450)는 RF 모듈(430)에 대하여 다른 포지션(예를 들어, 인접, 위 등)을 가질 수 있고 RF 모듈(430)에 대하여 상이한 두께(예를 들어, RF 모듈(430)과 실질적으로 동일한 두께 또는 RF 모듈(430)보다 더 얇은 두께)를 가질 수 있다. RF 채인들(470-474)은 RF 모듈(430)의 개별 안테나 엘리먼트들에 커플링될 수 있다.

[0029] [0033] (쿼시-야기-타입 안테나들(402-406 및 452-454) 또는 안테나들(460-465)과 같은 다른 타입들의 안테나들을 포함하는) RF 모듈(430)의 안테나들은 개별적으로 또는 하나 또는 그 초파의 어레이들의 부분으로서 동작될 수 있다. 안테나의 그룹이 안테나 어레이로서 동작될 때, 어레이의 각각의 안테나는 범-포밍을 위해 RF 모듈(430) 내의 각각의 위상 시프터에 커플링될 수 있다. 예를 들어, RF 모듈(430)은 다수의 위상 시프터들을 포함할 수 있다. 안테나 어레이의 각각의 안테나는 각각의 위상 시프터에 커플링될 수 있다. 예를 들어, 패치 안테나들(460-465) 각각은 위상 시프터에 커플링될 수 있고, 쿼시-야기-타입 안테나들(402, 404, 406, 452, 및 454) 각각은 위상 시프터에 커플링될 수 있다. 위상 시프터들 각각은 안테나 어레이의 안테나에 의해 송신되는 신호를 수신하도록 그리고 위상 오프셋을 신호에 도입하도록 구성될 수 있다. 위상 시프터에 의해 생성된 각각의 위상-시프트된 신호는 안테나에 의한 송신을 위해 위상 시프터에 커플링되는 안테나에 제공된다. 어레이의 다수의 안테나들로부터의 결과적인 위상-시프트된 송신들은 송신된 신호에서 건설적이고 파괴적인 간섭을 유발하여 지향성 신호 송신(예를 들어, 범-포밍)을 발생시킬 수 있다.

[0030] [0034] 쿼시-야기-타입 안테나들 및 다른 안테나들(460-465)(예를 들어, 패치 안테나들)과 같은 다수의 타입들의 안테나들이 RF 모듈(430)에 포함될 수 있기 때문에, 단일 타입의 안테나를 이용하는 것에 비해 더 넓은 신호 커버리지가 제공될 수 있다. 예를 들어, 안테나들의 하나 또는 그 초파의 어레이들은 상이한 지향성 특성을 제공하고 상이한 방사 패턴들을 가질 수 있는 다수의 타입들의 안테나들을 포함할 수 있다. 안테나 어레이 내의 안테나 포지션들의 다이버시티, 안테나 배향들 및 안테나 타입들은 안테나 어레이에 대해 개선된 전체 커버리지를 제공할 수 있다.

[0031] [0035] RF 모듈(430)이 제 1 접지 플레이인(410) 상에 안테나들(460-465)을 갖는 것으로서 예시되지만, 다른 실시 예들에서, 하나 또는 그 초파의 표면 장착 기술(SMT) 컴포넌트들과 같은 다른 디바이스들이 제 1 접지 플레이인(410) 상에 장착될 수 있다. 예를 들어, SMT 컴포넌트는 하나 또는 그 초파의 인더터들, 하나 또는 그 초파의 커패시터들, 및/또는 RF 모듈(430)의 표면에 장착된 접적 회로(IC)를 포함할 수 있다. RF 모듈(430)의 표면 상에 SMT 컴포넌트를 장착하는 것은 감소된 비용으로 보다 간결한 PCB를 가능케 할 수 있다.

[0032] [0036] 3개의 쿼시-야기-타입 안테나들(402-406)이 RF 모듈(430)의 하나의 에지를 따라 도시되고, 2개의 쿼시-

야기-타입 안테나들(402-406)은 RF 모듈(430)의 다른 예지를 따라 도시되고, 6개의 다른 안테나들(460-465)이 도 4에서 제 1 접지 플레인(410) 상에서 도시되지만, 공간 가용성 및 설계 제약들에 의존하여, 임의의 수의 안테나들이 RF 모듈(430)의 임의의 표면 및/또는 예지를 중 임의의 것 상에 배치될 수 있다. 일부 구현들에서, RF 체인들(470-474)의 수가 RF 모듈(430)의 안테나들의 수와 동일하고, 각각의 RF 체인이 각각의 안테나에 이용하도록 전용되지만, 다른 구현들에서, RF 체인들의 수는 안테나들의 수와 상이하며, 스위칭 회로(예를 들어, 고속 크로스바)가 RF 체인들을 안테나들에 선택적으로 커플링하거나 디커플링하는데 이용될 수 있다.

[0033] [0037] 접지 플레인들(410, 412) 간에 다수의 쿼시-야기-타입 안테나들을 포함함으로써, 부가적인 안테나들(460-465)은 또한 강화된 안테나 밀도를 위해 RF 모듈(430)의 부분으로서 포함될 수 있다. 안테나 커버리지 및 안테나 어레이 애플리케이션들, 예컨대, 빔-포밍은 단일 RF 모듈(430)에서 안테나 배향들의 다이버시티, 안테나 포지션들, 및 안테나 탑입들을 이용함으로써 강화될 수 있다. 따라서, 도 4는, 강화된 안테나 밀도를 제공하고 강화된 안테나 커버리지 및 강화된 안테나 어레이 애플리케이션들을 제공할 수 있는 RF 모듈을 예시한다.

[0034] [0038] 도 5는 다수의 접지 플레인들 및 접지 플레인들 간의 안테나들을 포함하는 모듈(500)의 예시적인 실시예를 예시한다. 제 1 접지 플레인(510) 및 제 2 접지 플레인(512)은 각각 모듈(500)의 상단 및 하단 접지 플레인들일 수 있다. 제 3 접지 플레인(514)은 상단(510) 및 하단(512) 접지 플레인들 간에 포지셔닝된다.

[0035] [0039] 제 1 복수의 안테나 엘리먼트들(540)은 제 1 복수의 발룬들(542)에 커플링된다. 제 1 복수의 발룬들(542)의 각각의 발룬은 제 1 접지 플레인(510)과 제 3 접지 플레인(514) 간의 제 1 내부 층(511)에 배치된다. 제 1 복수의 안테나 엘리먼트들(540) 중 안테나 엘리먼트들의 제 1 세트는 제 1 내부 층(511)의 제 1 에지(591) 부근에 로케이팅될 수 있다. 예를 들어, 안테나 엘리먼트들의 제 1 세트의 다이폴들은 제 1 내부 층(511)의 제 1 에지(591)로부터 바깥쪽으로 연장하고 제 1 에지(591) 근처에 또한 포지셔닝되는 각각의 발룬들에 커플링된다. 제 1 복수의 안테나 엘리먼트들(540) 중 안테나 엘리먼트(도시되지 않음)의 제 2 세트는 제 1 내부 층(511)의 제 2 에지(592) 부근에 로케이팅될 수 있다. 예를 들어, 안테나 엘리먼트들의 제 1 세트 및 제 2 세트는 도 4에서 예시된 안테나 엘리먼트들의 제 1 세트(440) 및 제 2 세트(442)에 대응할 수 있다. 제 2 복수의 안테나 엘리먼트들(544)은 제 2 복수의 발룬들(546)에 커플링된다. 제 2 복수의 발룬들(546)은 제 3 접지 플레인(514)과 제 2 접지 플레인(512) 간의 제 2 내부 층(513) 내에 배치된다.

[0036] [0040] 도 5가 단일 접지 플레인에 의해 분리되는 쿼시-야기-타입 안테나들의 2개의 층들을 예시하지만, 다른 실시예들에서, 안테나들의 2개 초과의 층들이 모듈 내에서 다수의 접지 플레인들에 의해 분리될 수 있다. 대안적으로 또는 부가적으로, 패치 안테나들과 같은 하나 또는 그 초과의 다른 탑입들의 안테나들이 도 4에서 도시된 것과 유사한 방식으로, 제 1 접지 플레인(510)의 상위 표면 상에 포함될 수 있다. 모듈(500)은 도 4의 RFIC(450)와 같은 RFIC에 연결될 수 있다. 예를 들어, 모듈(500)은 접지 플레인들(510, 512, 514)을 통해 RF 모듈(500)의 상이한 층들의 안테나들로 신호 라우팅을 가능하게 하도록 비아들 또는 다른 전도성 구조들을 포함할 수 있다. 접지 플레인들 간의 내부 층들에 안테나들을 포지셔닝함으로써, 몇 개의 안테나들은, 안테나의 단일 층을 이용하는 것에 비해 증가된 안테나 밀도를 제공하도록 모듈(500) 내에서 스택될 수 있다.

[0037] [0041] 도 6은 도 3의 안테나 구조(300)와 같은 쿼시-야기-타입 안테나를 설계하기 위한 예시적이고 비-제한적인 방법을 예시한다. 전체 다이폴 길이(예를 들어, 도 3의 다이폴 부분(306)의 텁(tip) 간 거리)는 602에서, $\lambda/2$ 로 나누어지는 파장(λ)과 동일할 수 있는 값으로 세팅된다. 예를 들어, 파장은 쿼시-야기-타입 안테나에 의해 송신될 신호의 파장(예를 들어, 60GHz 신호에 대해 대략 5 밀리미터(mm)의 파장)에 대응할 수 있다. 전체 다이폴 길이에 기초하여, 다이폴 암들 간의 최소 간격이 정의되고, 다이폴 암 길이들이 계산된다. 다이폴로부터 접지된 비아 벽까지의 거리(예를 들어, 도 3의 비아 벽(314)과 다이폴 부분(306)의 암들 간의 거리)는 604에서 $\lambda/4$ 로 세팅된다. 다이폴로부터 유전체 에지까지의 거리는 606에서 $\lambda/4$ 로 세팅된다. 비아 벽의 비아들 간의 분리 거리가 608에서 세팅된다. 예를 들어, 분리 거리는 제조 기술에 의해 정의되는 분리를 통해 허용되는 최소치로 세팅될 수 있다.

[0038] [0042] 접지 에지로부터 발룬 거리(예를 들어, 발룬(304)과 하단 접지 플레인(312)의 상위 표면 간의 분리)는, 610에서 다이폴에 대해 2개의 신호 경로들을 따른 신호 전파의 결과적인 차동 모드의 품질이 차동 신호 품질 임계치를 충족하도록 정의된다. 예를 들어, 발룬(304)은 다이폴 부분(306)의 두 개의 암들에서 신호들("V1" 및 "V2") 간에 실질적으로 180도의 위상 시프트를 생성하도록 설계될 수 있으며, 여기서 V1 및 V2는 실질적으로 동일한 진폭을 갖는다. 차동 신호의 품질은 공통 모드(V1+V2) 대 차동 모드(V1-V2)/2의 비에 의해 정의될 수 있다. 이상적인 차동 신호는 0 공통 모드(즉, V1=-V2)를 갖는다. 발룬과 접지 플레인 간의 분리는 차동 신호의 품질이 차동 신호 품질 임계치와 매칭하거나 초과하도록 세팅될 수 있다. 결정된 다이폴 암 길이들, 다이폴 암

들 간의 간격, 비아 벽과 다이폴 암들 간의 거리 및 접지 플레이인과 발룬 간의 분리를 갖는 결과적인 안테나는 612에서 시뮬레이트되고 매칭의 검사가 수행된다. 충분한 대역폭이 결과적인 안테나의 시뮬레이션에 기초하여 달성되지 않는 경우, 위에서 설명된 하나 또는 그 초과의 파라미터들이 조정되는데, 예컨대 더 넓은 매칭을 위해 발룬과 접지 플레이인 간의 분리를 증가시키고, 더 낮은 또는 더 높은 중앙 주파수에 도달하도록 다이폴 길이를 증가 또는 감소시키고, 및/또는 다른 파라미터들을 조정하고, 그 후 이어지는 프로세싱을 위해 602로 리턴한다.

[0039]

[0043] 충분한 대역폭이 시뮬레이션 기초하여 달성되면, 안테나 패턴(즉, 안테나로부터 지향성 변위의 함수로서 안테나로부터 방사의 신호 세기)이 614에서 시뮬레이트된다. 접지 크기, 접지까지의 거리, 유전체 에지까지의 거리 및/또는 비아 거리의 파라미터들은 616에서 안테나 패턴을 조정 또는 "튜닝"하도록 변경될 수 있다. 다른 실시예들에서, 하나 또는 그 초과의 딕렉터들(예를 들어, 야기-타입 공진기 엘리먼트들)은 증가된 안테나 크기의 댓가로 더 높은 이득을 위해 안테나 방사 패턴을 변형하도록 안테나에 부가될 수 있다. 안테나 패턴 시뮬레이션은 618에서 매칭이 영향을 받지 않는다는 것을 검증하도록 (616의 조정들 이후) 반복된다. 매칭이 영향을 받은 경우, 패턴 및 매칭은 공동-튜닝될 수 있다. 예를 들어, 다이폴 암 길이 및 접지 플레이인으로부터의 거리와 같은 일부 안테나 파라미터들은 안테나 패턴 및 매칭 둘 다에 영향을 준다. 다른 안테나 파라미터들은 다이폴을 제공하는 송신 라인의 폭과 같은 매칭에 주로 영향을 주거나 또는 상이한 다이폴 안테나들 간의 거리와 같은 패턴에 주로 영향을 준다. 패턴 튜닝을 위해 파라미터를 조정하는 것이 매칭에 영향을 줄 수 있기 때문에, 주로(또는 단지) 매칭에 영향을 주는 하나 또는 그 초과의 다른 파라미터들은 매칭을 재-튜닝하도록 또한 조정될 수 있다. 유사하게, 매칭에 대한 파라미터를 조정하는 것은 안테나 패턴에 영향을 줄 수 있고, 주로(또는 단지) 안테나 패턴에 영향을 주는 하나 또는 그 초과의 다른 파라미터들은 또한 패턴을 재-튜닝하도록 또한 조정될 수 있다. 안테나 패턴 및 매칭을 공동-튜닝하는 것은 이에 따라 다수의 파라미터들을 조정하는 것을 포함할 수 있다.

[0040]

[0044] 도 7은 무선 디바이스(110)에서의 송신과 같은 무선 디바이스의 동작의 방법(700)의 흐름도를 도시한다. 방법(700)은 702에서 2개의 접지 플레이인들 간에 있는 안테나 구조의 발룬에서 신호를 수신하는 것을 포함할 수 있다. 예를 들어, 신호는 도 4의 RFIC(450)와 같은 라디오 주파수 회로로부터 수신될 수 있다. 예시를 위해, 신호는 60GHz 무선 신호일 수 있다. 신호는 도 3의 발룬(304)(상단 접지 플레이인(310)과 하단 접지 플레이인(312) 간의 발룬(304))에서 수신될 수 있다.

[0041]

[0045] 방법(700)은 또한, 704에서, 발룬의 출력에서 위상-조정된 신호를 생성하는 것, 및 706에서, 쿼시-야기-타입 안테나를 이용하여 위상-조정된 신호를 방사하는 것을 포함할 수 있다. 예를 들어, 위상-조정된 신호는 도 3의 발룬(304)에서 생성될 수 있다. 예시를 위해, 발룬(304)은 발룬(304)으로부터 출력된 2개의 신호들에 위상 차이를 도입하기 위해 제 1 경로 및 제 2 경로(제 2 경로가 제 1 경로 길이보다 더 긴 경로 길이를 가짐)를 통해 수신된 신호(예를 들어, 60GHz 신호)를 분할할 수 있다. 발룬으로부터 출력된 2개의 신호들은 신호의 무선 송신을 위해 안테나 다이폴의 각각의 다이폴 암들에 제공될 수 있다. 안테나는 쿼시-야기-타입 안테나일 수 있고, 도 3의 비아 벽(314)과 같이 접지 플레이인을 연결하는 비아 벽에 의해 형성된 반사기를 포함할 수 있다.

[0042]

[0046] 방법은 또한 패치 안테나에서 제 2 신호를 방사하는 것을 포함할 수 있다. 예를 들어, 접지 플레이인들 중 하나는 안테나 구조와 패치 안테나 간에 있을 수 있다. 예를 들어, 제 1 접지 플레이인(410)은 쿼시-야기-타입 안테나(402)와 같은 안테나 구조와 쿼시-야기-타입 안테나(402) 및 도 4의 다른 안테나(460)에 커플링되는 발룬 간에 있을 수 있다. 제 2 신호는 예컨대, 빔-포밍이 안테나 구조(예를 들어, 발룬에 커플링되는 쿼시-야기-타입 안테나) 및 패치 안테나를 포함하는 안테나 어레이에서 수행될 때 제 1 신호의 위상-시프트된 버전에 대응할 수 있다. 대안적으로, 제 2 신호는, 예컨대, 안테나 구조 및 패치 안테나가 상이한 무선 네트워크(예를 들어, 60GHz 광대역 데이터 네트워크 및 CDMA-타입 음성 네트워크)로 상이한 데이터를 송신할 때 제 1 신호와 독립적일 수 있다.

[0043]

[0047] 수신 동작 동안, 오실레이팅 전자기장(예를 들어, 무선 신호)는 안테나의 각각의 다이폴 암에서 신호(예를 들어, 유도된 교류 전류)를 유도할 수 있다. 신호들은 발룬의 출력 신호를 생성하기 위해 발룬에 의해 서로에 대해 위상-시프트되고 결합(예를 들어, 합산)될 수 있다. 발룬에 의해 출력된 신호는 데이터 프로세서에 의한 프로세싱 이전에 필터링 및 기저대역 변환을 위해 수신 체인에 제공될 수 있다.

[0044]

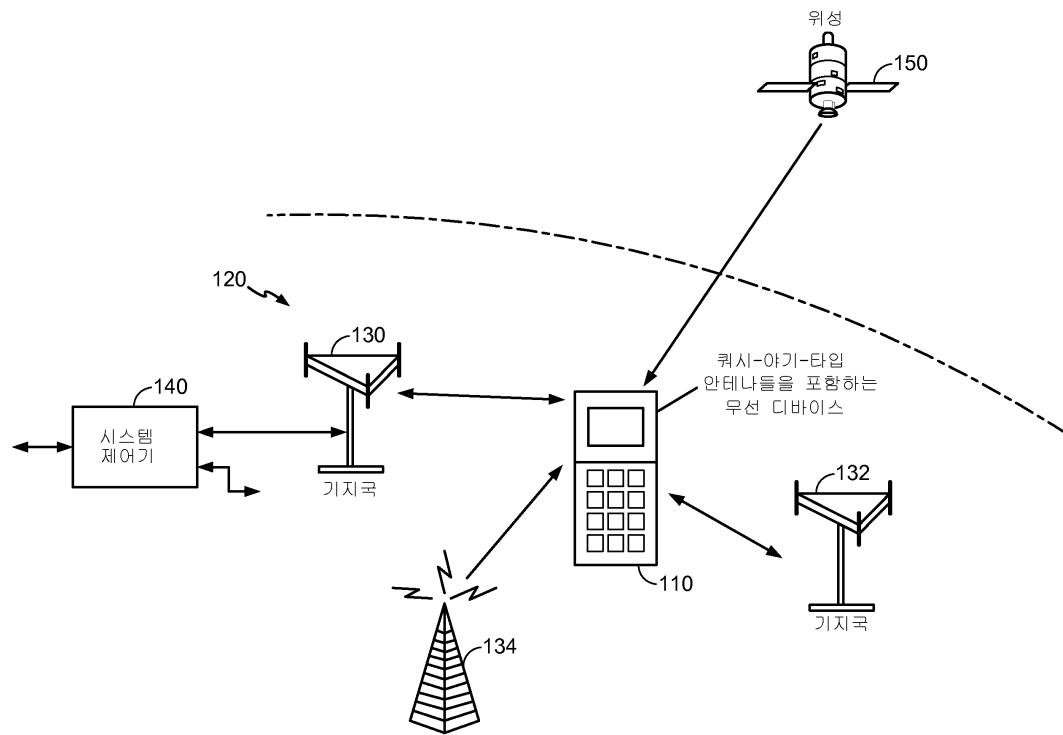
[0048] 접지 플레이인들의 쌍 간에 발룬을 포지셔닝하는 것은 높은 안테나 밀도가 달성되는 것을 가능케 한다. 예를 들어, 접지 플레이인들은, 보통은 다른 층들의 안테나들에서의 신호 송신으로부터, 예컨대, RF 모듈의 표면

충의 패치 안테나들로부터 또는 RF 모듈의 다른 내부 충들의 다른 에지 안테나들로부터 발생할 수 있는 발룬에서의 간섭을 감소시킨다.

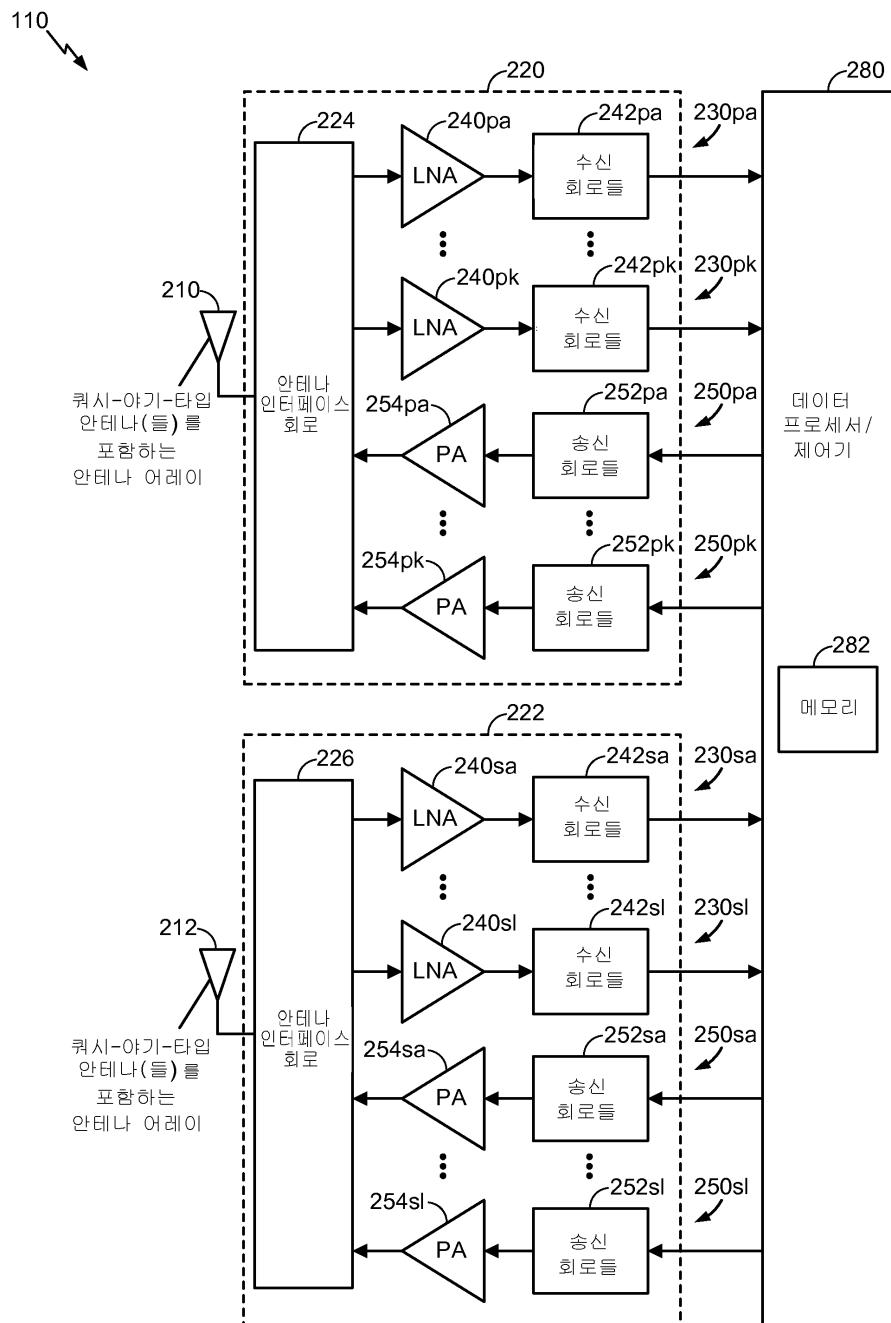
- [0045] [0049] 설명된 실시예들과 함께, 장치는 신호를 방사하기 위한 수단을 포함한다. 예를 들어, 신호를 방사하기 위한 수단은 도 3의 다이폴(306), 도 5의 제 1 복수의 안테나 엘리먼트들(540) 또는 제 2 복수의 안테나 엘리먼트들(544) 중 하나 또는 그 초파, 하나 또는 그 초파의 다른 디바이스들, 회로들 또는 이들의 임의의 결합을 포함할 수 있다.
- [0046] [0050] 장치는 방사하기 위한 수단의 입력에 커플링되는 위상 조정된 신호를 생성하기 위한 수단을 포함한다. 예를 들어, 생성하기 위한 수단은 도 3의 발룬(304), 도 5의 제 1 복수의 발룬들(542) 또는 제 2 복수의 발룬들(544) 중 하나 또는 그 초파, 하나 또는 그 초파의 다른 디바이스들, 회로들 또는 이들의 임의의 결합을 포함할 수 있다.
- [0047] [0051] 장치는 생성하기 위한 수단을 접지시키기 위한 제 1 수단 및 생성하기 위한 수단을 접지시키기 위한 제 2 수단을 포함한다. 생성하기 위한 수단은 접지시키기 위한 제 1 수단과 접지시키기 위한 제 2 수단 간에 배치된다. 예를 들어, 접지시키기 위한 제 1 수단은 도 3의 상단 접지 플레인(310) 또는 하단 접지 플레인(312), 도 4의 상단 접지 플레인(410) 또는 하단 접지 플레인(412), 또는 도 5의 제 1 접지 플레인(510), 제 2 접지 플레인(512) 또는 제 3 접지 플레인(514)을 포함할 수 있다. 접지시키기 위한 제 2 수단은 도 3의 상단 접지 플레인(310) 또는 하단 접지 플레인(312), 도 4의 상단 접지 플레인(410) 또는 하단 접지 플레인(412), 또는 도 5의 제 1 접지 플레인(510), 제 2 접지 플레인(512) 또는 제 3 접지 플레인(514)을 포함할 수 있다.
- [0048] [0052] 장치는 쿼시-야기-타입 안테나 구조를 형성할 수 있다. 접지시키기 위한 수단들 각각은 접지시키기 위한 수단(예를 들어, 도 3의 접지 플레인(310 또는 312))의 대향하는 측들 상의 안테나 구조들 간에 간섭을 감쇄 또는 제거할 수 있다. 모듈의 내부 충에 적어도 부분적으로 포함되는 안테나 구조를 설계하는 것은 안테나 밀도를 더 높게 할 수 있다. 예를 들어, 도 4 내지 도 5에 관하여 설명되는 바와 같이, 안테나 밀도는 접지 플레이인들에 의해 분리되는 충들로 안테나들을 "스택"시킴으로써 증가될 수 있다.
- [0049] [0053] 본원에 개시된 예시적인 실시예와 관련하여 설명된 다양한 예시적인 로직 블록, 구성들, 모듈, 회로, 및 알고리즘 단계는, 전자 하드웨어, 프로세서에 의해 실행되는 컴퓨터 소프트웨어, 또는 이 둘의 결합으로서 구현될 수 있다는 것을 당업자는 추가로 인지할 것이다. 다양한 예시적인 컴포넌트, 블록, 구성, 모듈, 회로 및 단계는 그의 기능성의 견지에서 대체로 위에서 설명되었다. 이러한 기능성이 하드웨어 또는 프로세서 실행 가능 명령들로 구현되는지 여부는 전체 시스템 상에 부과되는 설계 제약들 및 특정 애플리케이션에 의존한다. 당업자는 각각의 특정 애플리케이션마다 다양한 방식들로 설명된 기능을 구현할 수 있지만, 이러한 구현 결정은 본 개시의 범위를 벗어나게 하는 것으로 해석되어서는 안 된다.
- [0050] [0054] 본원에 개시된 예시적인 실시예들과 관련하여 설명된 알고리즘 또는 방법의 단계들은 직접 하드웨어, 프로세서에 의해 실행되는 소프트웨어 모듈, 또는 이 둘의 결합으로 구현될 수 있다. 소프트웨어 모듈은 랜덤 액세스 메모리(RAM) 플래시 메모리, 판독-전용 메모리(ROM), 프로그래밍 가능 판독 전용 메모리(PROM), 소거 가능한 프로그래밍 가능 판독 전용 메모리(EPROM), 전기적으로 소거 가능한 프로그래밍 가능 판독-전용 메모리(EEPROM), 레지스터 하드 디스크, 분리 가능한 디스크, 콤팩트 디스크 판독-전용 메모리(CD-ROM), 또는 당분야에 알려진 임의의 다른 형태의 비-일시적 저장 매체에 상주할 수 있다. 예시적인 저장 매체는 프로세서에 커플링되어, 프로세서는 저장 매체로부터 정보를 판독하고, 저장 매체에 정보를 기록할 수 있다. 대안적으로, 저장 매체는 프로세서에 통합될 수 있다. 프로세서 및 저장 매체는 주문형 접적 회로(ASIC)에 상주할 수 있다. ASIC는 컴퓨팅 디바이스 또는 사용자 단말에 상주할 수 있다. 대안적으로, 프로세서 및 저장 매체는 컴퓨팅 디바이스 또는 사용자 단말에 개별 컴퓨팅 디바이스로서 상주할 수 있다.
- [0051] [0055] 개시된 실시예의 이전 설명은 당업자가 개시된 실시예들을 실시하거나 이용할 수 있도록 제공된다. 이들 실시예들에 대한 다양한 변형은 당업자에게 쉽게 명백할 것이며, 여기에 정의된 원리들은 본 개시의 범위를 벗어나지 않고 다른 실시예에 적용될 수도 있다. 따라서, 본 개시는 여기에 제시된 실시예들로 한정되도록 의도되는 것이 아니라, 다음의 청구항들에 의해 정의된 바와 같은 원리들 및 신규한 특징들과 일치하는 최광의의 가능 범위와 일치하여야 한다.

도면

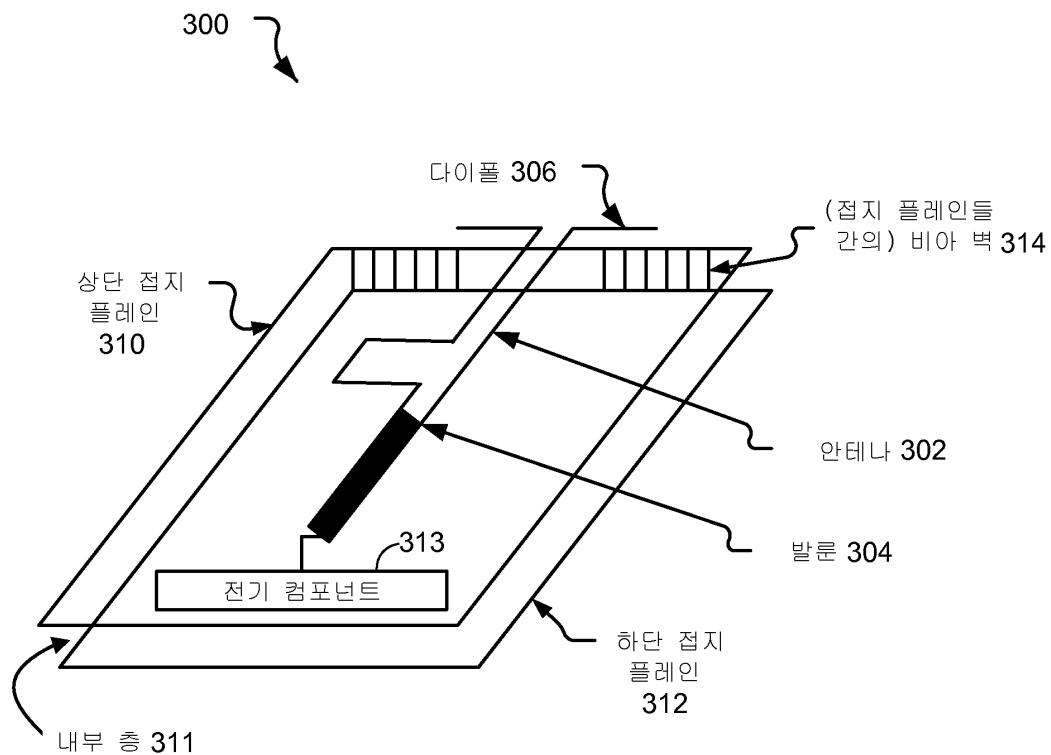
도면1



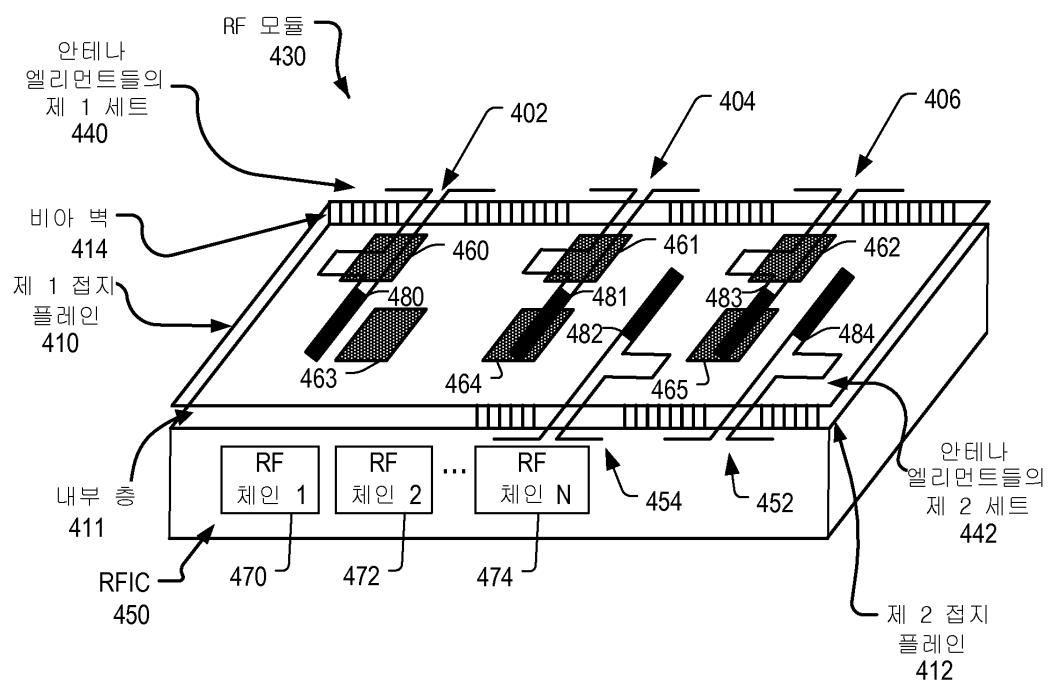
도면2



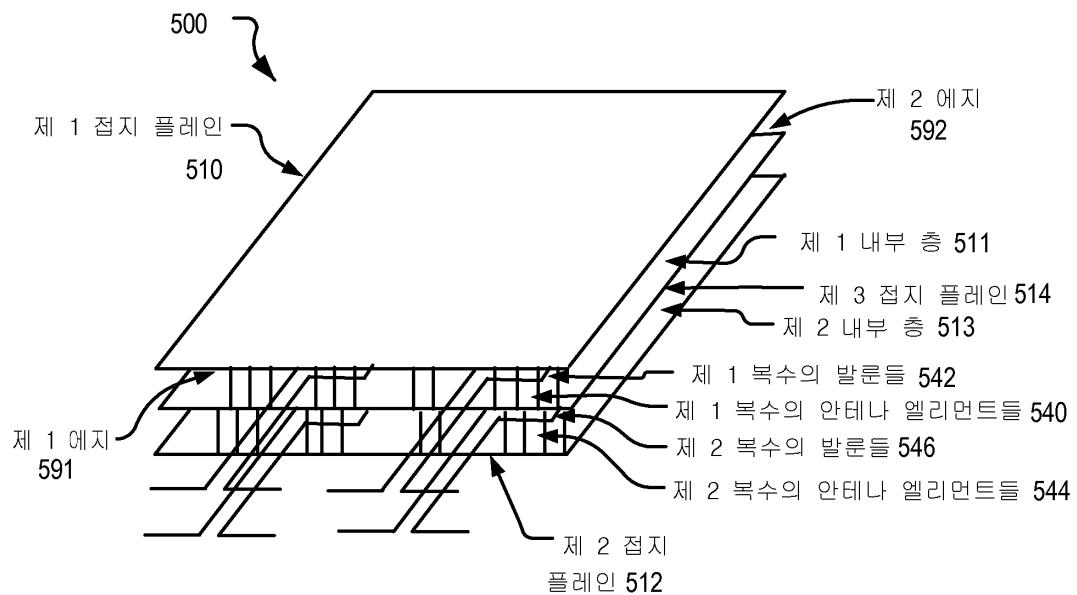
도면3



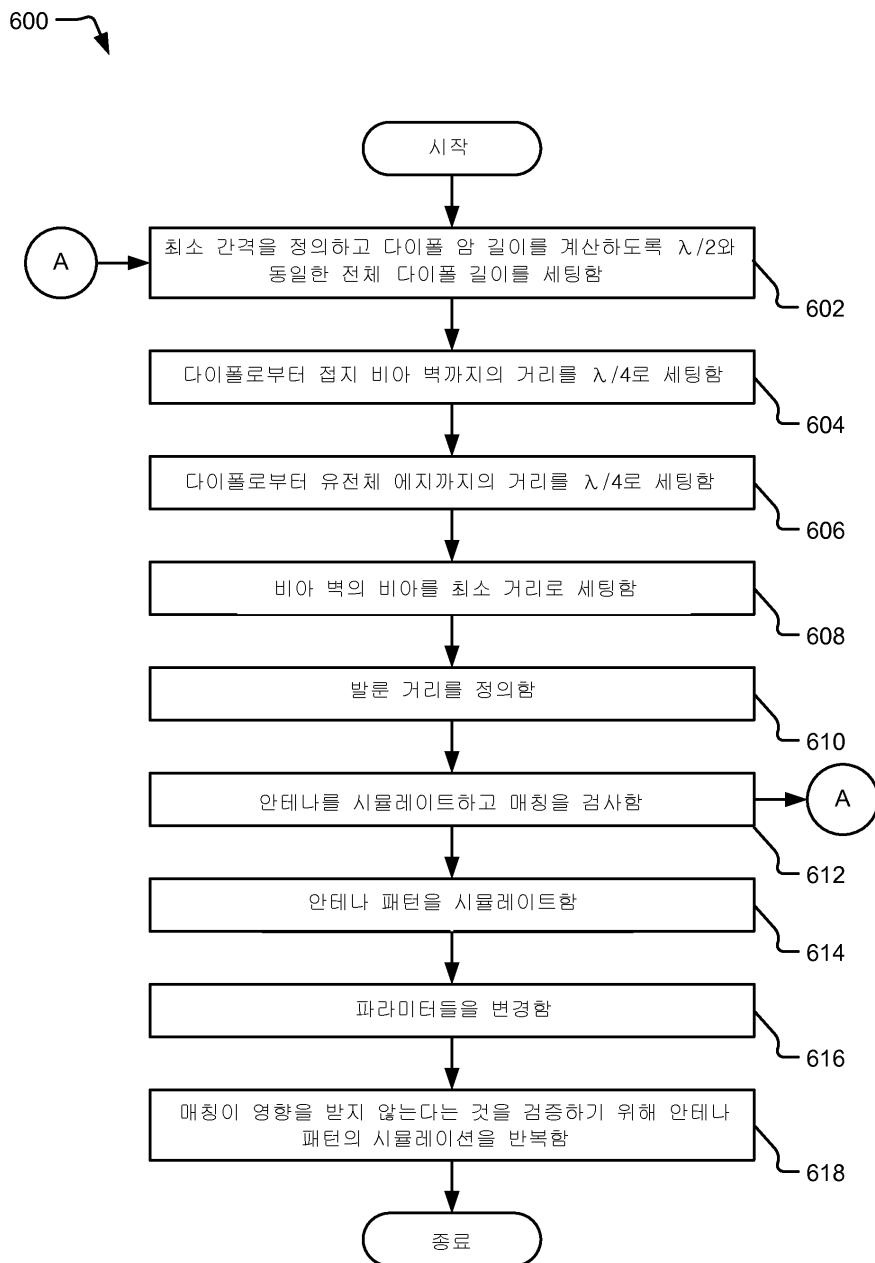
도면4



도면5



도면6



도면7

700 →

