

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成23年3月24日(2011.3.24)

【公開番号】特開2010-171072(P2010-171072A)

【公開日】平成22年8月5日(2010.8.5)

【年通号数】公開・登録公報2010-031

【出願番号】特願2009-10156(P2009-10156)

【国際特許分類】

H 0 1 L 21/768 (2006.01)

H 0 1 L 23/522 (2006.01)

H 0 1 L 21/316 (2006.01)

C 2 3 C 16/40 (2006.01)

【F I】

H 0 1 L 21/90 N

H 0 1 L 21/316 P

H 0 1 L 21/316 X

C 2 3 C 16/40

【手続補正書】

【提出日】平成23年2月3日(2011.2.3)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

複数の空孔を有する単層構造の層間絶縁膜と、

前記層間絶縁膜の少なくとも上部に形成された配線と、

前記層間絶縁膜の少なくとも下部に形成され且つ前記配線と接続するビアとを備え、

前記層間絶縁膜における単位体積当たりの空孔占有率が膜厚方向に変化しており、

前記配線の上面から前記配線の下面までの高さ範囲に位置する前記層間絶縁膜の前記空孔占有率は、前記ビアにおける前記配線との接続面から前記ビアの下面までの高さ範囲に位置する前記層間絶縁膜の前記空孔占有率よりも高いことを特徴とする半導体装置。

【請求項 2】

請求項 1 に記載の半導体装置において、

前記ビアにおける前記配線との前記接続面の高さ近傍に位置する前記層間絶縁膜の前記空孔占有率は連続的に変化している。

【請求項 3】

複数の空孔を有する単層構造の層間絶縁膜を備えた半導体装置の製造方法であって、

前記層間絶縁膜における単位体積当たりの空孔占有率を膜厚方向に変化させることにより、前記空孔占有率が相対的に高い第 1 の領域と、前記空孔占有率が相対的に低い第 2 の領域とを少なくとも含む前記層間絶縁膜を形成する工程と、

前記第 2 の領域にビアを形成する工程と、

前記第 1 の領域に配線を形成する工程とを備えていることを特徴とする半導体装置の製造方法。

【請求項 4】

請求項 3 に記載の半導体装置の製造方法において、

前記層間絶縁膜を形成する工程で、前記第 1 の領域と前記第 2 の領域との間に介在し且

つ前記空孔占有率が連続的に変化する第3の領域を有するように前記層間絶縁膜を形成することを特徴とする半導体装置の製造方法。

【請求項5】

請求項3又は4に記載の半導体装置の製造方法において、  
前記層間絶縁膜を形成する工程で、化学的気相成長法により前記層間絶縁膜を形成することを特徴とする半導体装置の製造方法。

【請求項6】

請求項3～5のいずれか1項に記載の半導体装置の製造方法において、  
前記層間絶縁膜を形成する工程は、  
前記層間絶縁膜の少なくとも膜骨格を形成するプリカーサ、及び空孔形成剤を、前記プリカーサ及び前記空孔形成剤の少なくとも一方の流量を時間的に変化させながら用いることにより、前記空孔形成剤を含有する膜を形成する第1の工程と、  
前記空孔形成剤を含有する膜に対して熱処理を行うか又は電子線若しくは紫外線を照射することにより、当該膜中から前記空孔形成剤を除去して前記層間絶縁膜を形成する第2の工程とを含むことを特徴とする半導体装置の製造方法。