

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成31年2月28日 (2019.2.28)

【公表番号】特表2018-529109(P2018-529109A)

【公表日】平成30年10月4日 (2018.10.4)

【年通号数】公開・登録公報2018-038

【出願番号】特願2016-570089(P2016-570089)

【国際特許分類】

G 0 9 G 3/20 (2006.01)

G 0 6 F 3/041 (2006.01)

G 1 1 C 19/28 (2006.01)

【F I】

G 0 9 G 3/20 6 2 2 E

G 0 9 G 3/20 6 9 1 D

G 0 9 G 3/20 6 2 2 D

G 0 6 F 3/041 5 1 0

G 1 1 C 19/28 2 3 0

【手続補正書】

【提出日】平成31年1月18日 (2019.1.18)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 7 3

【補正方法】変更

【補正の内容】

【0 0 7 3】

段階 d 終了後、 $V = 0$ 、 $G 1 = 1$ 、 $G 2 = 1$ 、 $I n p u t = 0$ 、 $R e s e t = 0$ 。 $I n p u t = 0$ のため、第 1 スイッチングトランジスタ T 1 が遮断する。 $R e s e t = 0$ のため、第 2 スイッチングトランジスタ T 2 が遮断する。 $C K \underline{1} = \underline{0}$ 、 $C K \underline{2} = \underline{0}$ 、 $C K 3 = 1$ のとき、第 3 ノード C がフローティング状態 (F l o a t i n g) にある。第 1 コンデンサ C 1 のブートストラップ作用により、第 1 コンデンサ C 1 の両端の電圧差が維持されるよう第 3 ノード C の電位が高電位に維持され、当該段階で第 4 スイッチングトランジスタ T 4 と第 8 スイッチングトランジスタ T 8 の両方が導通することを保証する。 $C K 4 = 1$ のたびに、第 1 コンデンサ C 1 の充電が開始する。第 4 スイッチングトランジスタ T 4 が導通し低電位の直流信号 V を第 1 ノード A に提供するため、第 1 ノード A の電位が低電位である。第 1 ノード A と第 2 ノード B が導通状態にあるため、第 2 ノード B の電位が低電位である。第 2 ノード B の電位が低電位であるため、第 6 スイッチングトランジスタ T 6 と第 7 スイッチングトランジスタ T 7 の両方が遮断する。第 8 スイッチングトランジスタ T 8 が導通し低電位の直流信号 V を駆動信号出力端子 O u t p u t に提供するため、駆動信号出力端子 O u t p u t から低電位走査信号が出力される。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 8 3

【補正方法】変更

【補正の内容】

【0 0 8 3】

表示段階 S 3 において、 $V = 0$ 、 $G 1 = 1$ 、 $G 2 = 1$ 、 $I n p u t = 0$ 、 $R e s e t = 0$ 。 $I n p u t = 0$ のため、第 1 スイッチングトランジスタ T 1 が遮断する。 $R e s e t = 0$ のため、第 2 スイッチングトランジスタ T 2 が遮断する。 $C K \underline{1} = \underline{0}$ 、 $C K \underline{2} = \underline{0}$ 、

C K 3 = 1 のとき、第 3 ノード C がフローティング状態 ( F l o a t i n g ) にあり、第 1 コンデンサ C 1 のブートストラップ作用により、第 1 コンデンサ C 1 の両端の電圧差が維持されるよう第 3 ノード C の電位が高電位に維持され、当該段階で第 4 スイッチングトランジスタ T 4 と第 8 スイッチングトランジスタ T 8 の両方が導通することを保証する。C K 4 = 1 のたびに、第 1 コンデンサ C 1 の充電が開始する。第 4 スイッチングトランジスタ T 4 が導通し低電位の直流信号 V を第 1 ノード A に提供するため、第 1 ノード A の電位が低電位である。第 1 ノード A と第 2 ノード B が導通状態にあるため、第 2 ノード B の電位が低電位である。第 2 ノード B の電位が低電位であるため、第 6 スイッチングトランジスタ T 6 と第 7 スイッチングトランジスタ T 7 の両方が遮断する。第 8 スイッチングトランジスタ T 8 が導通し低電位の直流信号 V を駆動信号出力端子 O u t p u t に提供するため、駆動信号出力端子 O u t p u t から低電位走査信号が出力される。表示段階 S 3 の作動過程は、表示段階 S 1 の段階 d 終了後の作動過程と同一であることが分かる。ここでは繰り返して記載しない。