

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 1 区分

【発行日】平成28年9月1日(2016.9.1)

【公開番号】特開2016-114559(P2016-114559A)

【公開日】平成28年6月23日(2016.6.23)

【年通号数】公開・登録公報2016-038

【出願番号】特願2014-255350(P2014-255350)

【国際特許分類】

G 0 1 D 5/245 (2006.01)

【F I】

G 0 1 D 5/245 C

【手続補正書】

【提出日】平成28年7月7日(2016.7.7)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 9

【補正方法】変更

【補正の内容】

【0 0 0 9】

【図 1】静電エンコーダの基本原理を説明する図である。

【図 2】図 1 に示される構成の静電エンコーダの動作を説明するための図である。

【図 3】従来の静電エンコーダの電極配置の一例を示す図である。

【図 4】本発明の第 1 の実施例に係る静電エンコーダの基本原理を説明する図である。

【図 5】図 4 に示される静電エンコーダの固定子の電極と回転子の電極との間に形成される静電容量の関係を示す図である。

【図 6】電極の配置と検出信号との関係を説明するための図を示す。

【図 7】本発明の第 2 の実施例に係る静電エンコーダの結線図を示す。

【図 8】回転子の回転による中継電極と送信電極及び検出電極との対向関係を示す図である。

【図 9】回転子の回転による対向面積の変化を示す波形図である。

【図 10】回転子の回転に応答して出力される変調信号を示すグラフである。

【図 11】中継電極の電極数が X (2 から 5 0) の場合の送信電極、検出電極、及び、中継電極の電極数の組み合わせを示す表である。

【図 12】本発明に係る第 3 の実施例に係る静電エンコーダの結線図を示す。

【図 13】内層に配置された電極間の相対的な位置関係、及び、回転子の回転による対向面積の変化に基づく差動出力 (A 相系統) の変化を表す波形図を示す。

【図 14】外層に配置された電極間の相対的な位置関係、及び、回転子の回転による対向面積の変化に基づく差動出力 (B 相系統) の変化を表す波形図を示す。

【図 15】回転子の回転に応答して出力される変調信号を示すグラフである。