

A1

**DEMANDE
DE BREVET D'INVENTION**

(21)

N° 81 12614

(54) Procédé et dispositif optique de conversion analogique-numérique.

(51) Classification internationale (Int. Cl.³). G 02 F 7/00; H 04 B 9/00.

(22) Date de dépôt..... 26 juin 1981.

(33) (32) (31) Priorité revendiquée :

(41) Date de la mise à la disposition du
public de la demande..... B.O.P.I. — « Listes » n° 52 du 31-12-1982.

(71) Déposant : Société dite : THOMSON-CSF, société anonyme, résidant en France.

(72) Invention de : Guy Le Parquier et Claude Puech.

(73) Titulaire : *Idem* (71)

(74) Mandataire : Thomson-CSF, SCPI,
173, bd Haussmann, 75360 Paris Cedex 08.

PROCEDE ET DISPOSITIF OPTIQUE DE CONVERSION
ANALOGIQUE-NUMERIQUE

La présente invention concerne un procédé et un dispositif optique de conversion analogique-numérique.

Il est connu de réaliser un codeur analogique-numérique en utilisant des circuits électroniques. Mais les techniques de l'optique intégrée permettent la réalisation d'opérations de traitement de signal avec des performances comparables à celles de l'électronique. Ainsi il est connu de réaliser un codeur analogique-numérique utilisant les propriétés du modulateur d'amplitude en optique intégrée. Ce modulateur d'amplitude est la version intégrée d'un interféromètre à deux ondes de type Mach-Zendler. Dans un tel interféromètre, l'intensité lumineuse transmise varie de manière sinusoïdale en fonction du déphasage créé entre les deux bras de l'interféromètre. Ce déphasage peut être obtenu en appliquant une différence de potentiel entre des électrodes placées de part et d'autre des guides d'ondes. Dans un tel codeur analogique-numérique on a autant de modulateurs que d'éléments binaires du mot de sortie ; le signal à numériser étant appliqué aux électrodes correspondant respectivement à tous ces modulateurs.

Lorsque l'on considère un système à codage Gray, ceci impose la même précision absolue pour chaque transistion, donc une précision relative d'autant plus grande que l'élément binaire du mot de sortie est de plus fort poids. Ceci peut être une limitation de dynamique.

Le procédé de l'invention qui utilise les propriétés du modulateur d'amplitude optique intégrée n'a pas cette limite.

L'invention a pour objet un procédé optique de conversion analogique-numérique dans un codeur comprenant n voies correspondant aux n éléments binaires du mot numérique de sortie, chaque voie comportant au moins un modulateur d'intensité lumineuse comprenant à la surface d'un substrat en matériau électrooptique un interféromètre à deux bras, l'intensité du rayonnement émergent étant fonction du déphasage introduit par application d'une différence de potentiel entre des électrodes disposées à la surface du substrat à proximité d'au moins l'un des bras de l'interféromètre, l'une des

différences de potentiel représentative du signal à numériser $V(t)$ étant appliquée à tous les interféromètres aux bornes d'électrodes dont la longueur est telle que pour la voie i : $L_i = 2^{i-2} L_2$; i pouvant varier de 2 à n et L_2 étant la longueur des électrodes pour la voie 2, la voie 1 correspondant à l'élément binaire 1 qui est l'élément de plus fort poids du mot de sortie, caractérisé en ce que lorsque le signal de sortie de la voie $i + 1$ est positif, on introduit un déphasage supplémentaire $+\Delta\phi$ au signal de sortie de la voie i , en appliquant une différence de potentiel aux bornes d'électrodes correspondant à au moins l'un des bras du modulateur correspondant à cette voie i , et lorsque le signal de sortie de la voie $i + 1$ est négatif, on introduit un déphasage supplémentaire $-\Delta\phi$ au signal de sortie de la voie i , en appliquant une différence de potentiel aux bornes d'électrodes correspondant à au moins l'un des bras du modulateur correspondant à cette voie i , ce déphasage $\Delta\phi$ étant tel que : $|\Delta\phi| < \pi/2$.

L'invention a, en outre, pour objet un dispositif mettant en oeuvre ce procédé.

D'autres caractéristiques et avantages de l'invention apparaîtront mieux à l'aide de la description ci-après et des figures annexées parmi lesquelles :

- la figure 1 représente un codeur analogique-numérique de l'art connu ;
- les figures 2 et 3 représentent deux types de modulateurs optiques de l'art connu ;
- la figure 4 est un diagramme illustrant le fonctionnement des modulateurs des figures 2 et 3 ;
- la figure 5 représente le dispositif de l'invention ;
- les figures 6 à 9 sont des diagrammes illustrant le fonctionnement du dispositif de l'invention ;
- les figures 10 à 12 représentent une partie du dispositif de l'invention ;
- la figure 13 est un diagramme illustrant la variante de la figure 11 ;
- la figure 14 est un exemple de schéma électrique partiel du dispositif de l'invention.

La structure du codeur analogique-numérique réalisé en optique intégrée de l'art connu est représentée en figure 1. Elle est réalisée à partir d'éléments de base comportant un modulateur d'intensité lumineuse réalisé avec un interféromètre à deux bras.

5 Une onde lumineuse 11 produite par une source laser est présentée à l'entrée de ce dispositif qui comporte six voies comprenant chacune un modulateur optique élémentaire intégré sur un substrat 10. A chaque modulateur correspondant donc un élément binaire du mot de sortie.

10 Le signal à numériser $S(t)$ est appliqué à des électrodes appartenant à chacun de ces modulateurs optiques élémentaires. La longueur de ces électrodes est différentes. On a une longueur L_1 pour le modulateur de la voie 1, et L_2, L_3, L_4, L_5 et L_6 pour les autres voies de numéros 2, 3, 4, 5 et 6. On règle ainsi le déphasage entre les deux ondes qui arrivent dans le guide de sortie et donc la période du signal $I_S = f(\Delta\Phi)$.

15 Pour notamment le code binaire pur et le code Gray on considère la relation $L_i = 2^{i-2} L_2$ avec i variant de 2 à n , avec $n = 6$, ici ; en effet la période du signal représentatif de l'élément binaire i du mot numérique de sortie est le double de celle du signal représentatif du signal $i + 1$. La voie 1 correspond à l'élément binaire de plus fort poids. Dans le cas du code Gray
20 $L_1 = L_2$, par contre dans le cas du code binaire pur $L_2 = 2 L_1$.

On peut considérer des tensions de biais que l'on appellera V_{ibiais} appliquées aux modulateurs de ces différentes voies ; ces tensions permettant d'introduire sur un bras un déphasage fixe ou "biais".

25 Ces différentes tensions V_{ibiais} permettent de compenser les chemins optiques dans les deux bras de chaque modulateur optique élémentaire intégré sur le substrat 10. En effet, ces chemins optiques ne peuvent être de longueurs rigoureusement égales par construction. Elles permettent ainsi d'introduire des déphasages supplémentaires en cas notamment d'utilisation de code Gray.

30 Dans ce cas, le passage d'une valeur numérique à la suivante se fait par la modification d'un seul élément binaire du mot numérique ce qui évite les aléas de transitions multiples ; on pourrait tout aussi bien envoyer un signal $S(t) + V_{ibiais}$ sur une seule électrode, chaque interféromètre ne comportant donc plus qu'une seule électrode de longueur L_i déterminée.

En sortie de ces modulateurs on place des photodétecteurs suivis de comparateurs représentés en 13 qui en fonction de la valeur fixe référence 60 permettent d'obtenir à leur sortie des valeurs 0 ou 1, cette valeur fixe

- 5 référence 60 est représentative de l'intensité maximale divisée par 2 : $\frac{I_{SM}}{2}$.

A la sortie, les portes ET 14 permettent une validation du signal de sortie à un certain moment. Cette validation peut tenir compte du temps de transit dans ces modulateurs ; lorsque l'on utilise, par exemple, en entrée 11 un laser à impulsions, cela permet un échantillonnage dans le temps. On obtient ainsi un mot binaire en parallèle. On a mesuré le temps de réponse
10 d'un tel codeur analogique-numérique, il est inférieur à 0,5 manosecondes.

Sur cette figure 1 on considère une électrode de longueur L_1 disposée sur un bras, mais il est aussi possible d'appliquer la tension $V(t)$ sur les deux bras. Dans ce cas on double la valeur du déphasage. Ainsi pour éviter
15 d'allonger les bras des modulateurs en même temps que les électrodes on peut appliquer une tension $V(t)$, puis $2V(t)$ mais une limite en tension existe du fait de la tension de claquage qui est d'environ 40 Volts pour une distance interélectrodes de 4 à 5 micromètres pour une épaisseur de guide d'environ 2 micromètres. Une autre limite apparaît du fait de la différence qui doit
20 exister entre l'indice du guide et celui du substrat : on a, de ce fait, une valeur maximum de 30 Volts.

Mais dans ce dispositif illustré à la figure 1, dans le cas d'utilisation d'un code Gray notamment, on doit obtenir la même précision absolue pour chaque transition, donc une précision relative d'autant plus grande que
25 l'élément binaire du mot numérique est de plus fort poids, ce qui est une cause de limitation de dynamique.

Dans la suite on considèrera les signaux à la sortie des comparateurs ; ce sont donc des signaux variant autour d'une valeur moyenne nulle.

On peut voir sur la figure 2 le schéma d'un tel interféromètre à deux
30 bras permettant de moduler l'intensité lumineuse I_E . Cet interféromètre comprend une branche de guide d'onde d'entrée 1 monomode dans laquelle est couplée une onde lumineuse d'intensité I_E . Cette branche 1 se sépare à la bifurcation B_1 en deux bras parallèles 2 et 3 constituant des guides monomodes, qui se rejoignent en une bifurcation B_2 pour former une branche

de guide d'onde de sortie monomode 4 où l'on peut récupérer une intensité I_5 . Les directions de propagation dans les quatre guides sont les mêmes. En réalité cet interféromètre à deux bras possède deux sorties. En effet quand les signaux sont en opposition de phase, la lumière se propage à l'intérieur du substrat ; ce qui revient à exciter le mode supérieur qui ne se propage pas dans le guide mais qui fuit dans le substrat. Des électrodes sont disposées de part et d'autre de chacun des guides 2 et 3, par exemple une électrode centrale E_0 , une électrode E_2 de l'autre côté du bras 2 et à laquelle on applique une tension V_2 et une électrode E_3 de l'autre côté du bras 3 à laquelle on applique une tension V_3 , l'électrode E_0 étant reliée à la masse. La disposition des électrodes telle que représentée sur la figure 2, c'est à dire ne recouvrant pas les guides mais leur étant adjacents, provoque dans chacun des guides 2 et 3 des champs électriques perpendiculaires à la direction de propagation des ondes lumineuses et dans le plan de la figure. Dans ce cas, le mode de propagation utilisé dans les guides est un mode TE. L'ensemble du dispositif est réalisé à la surface d'un substrat possédant des propriétés électrooptiques, tel que le niobate de lithium (LiNbO_3), le tantalate de lithium (LiTaO_3) ou l'arséniure de gallium (GaAs). Dans un substrat de Niobate de lithium par exemple, les guides d'onde optique sont obtenus par diffusion de titane. Cette diffusion est sélective grâce à des procédés de photolithographie classique. Dans le cas de la figure 1 où les champs électriques appliqués aux guides sont dans le plan de la figure, il est préférable que l'axe c du niobate de lithium soit également dans ce plan et perpendiculaire à la direction de propagation commune aux guides 1 à 4, de façon à présenter l'effet électrooptique maximal. Si les tensions V_2 et V_3 sont de même signe, les champs provoquent des variations dans les vitesses de propagation des ondes lumineuses pour chacun des deux guides : la tension V_3 provoque une variation en sens inverse $-\Delta\beta_2$ qui lui est également proportionnelle. Ces variations de vitesse provoquent à l'emplacement de la bifurcation B_2 un déphasage entre les deux ondes issues des guides 2 et 3 qui se trouvaient primitivement en phase à la bifurcation B_1 . Ce déphasage $\Delta\Phi'$ est égal à $\Delta\beta_3 L_3 + \Delta\beta_2 L_2$ où L_2 et L_3 sont les longueurs des électrodes comprises entre les deux bifurcations B_1 et B_2 . En général $L_2 = L_3 = L$, si bien que $\Delta\Phi' = (\Delta\beta_3 + \Delta\beta_2) L$. Bien entendu, l'une des deux tensions V_2 ou V_3

peut être nulle, si bien que seule la variation $\Delta\beta_3$ ou $\Delta\beta_2$ intervient. On peut

mettre l'expression du déphasage $\Delta\Phi'$ sous la forme $\frac{\pi(V_3 + V_2)}{V_\pi}$ où V_π est la somme des tensions qui provoquent un déphasage $\Delta\Phi'$ égale à π . Les ondes lumineuses récupérées dans le guide 4 résultent de la combinaison des ondes issues des guides 2 et 3 arrivant dans la bifurcation B_2 c'est à dire deux ondes d'intensité $\alpha \frac{I_E}{2}$ déphasées l'une par rapport à l'autre de $\Delta\Phi'$. On peut

donc écrire l'intensité résultante I_S sous la forme $\alpha \frac{I_E}{2} (1 + M \cos \Delta\Phi) =$

$\alpha \frac{I_E}{2} \left[1 + M \cos \frac{\pi(V_3 + V_2)}{V_\pi} \right]$ où α et M sont des constantes qui dépendent des pertes de couplage et de la dissymétrie de l'interféromètre. On aboutit à un résultat semblable avec une seule paire d'électrodes par exemple E_0 et E_3 . Dans ce cas $\Delta\beta_2 = 0$ et $I_S = \alpha \frac{I_E}{2} (1 + M \cos \frac{\pi V_3}{V_\pi})$.

La figure 3 représente elle aussi le schéma d'un interféromètre à deux bras. Mais cette fois ci les électrodes E_3 et E_0 sont déposées à la surface du substrat au-dessus des deux guides 2 et 3. La disposition de ces électrodes provoque dans chacun de ces guides 2 et 3 des champs perpendiculaires à la propagation des ondes lumineuses, et perpendiculaires au plan de la figure. Il est préférable alors que l'axe C du niobate de lithium soit également perpendiculaire à la direction de propagation commune aux guides 1 à 4, et perpendiculaire au plan de la figure.

La figure 4 est la courbe représentative de l'intensité émergente I_S relative aux deux types d'interféromètre représentés aux figures 2 et 3, en fonction du déphasage $\Delta\Phi'$ existant à l'emplacement de la bifurcation B_2 , ou de la tension V égale à la tension (ou à la somme des tensions) appliquée à l'une au moins des électrodes E_2 et E_3 , prise avec son (leur) signe par rapport à la masse. Lorsque V est nul, l'intensité de sortie I_S est maximale et vaut I_{SM} . Lorsque la valeur absolue de V augmente, l'intensité lumineuse I_S diminue et la valeur minimale I_m est obtenue pour $V = V_\pi$, cette valeur I_m est théoriquement nulle comme représentée sur la figure 3. Au voisinage

de $\frac{V_\pi}{2}$, la variation de I_S peut être considérée, au premier ordre, comme linéaire en fonction de $\Delta\Phi'$ ou de V . Toutefois le taux d'harmoniques de la

variation de I_S en fonction de $V - \frac{V_\pi}{2}$ croît très rapidement lorsqu'on

s'éloigne de $\frac{V_\pi}{2}$.

Dans la suite on considérera des interféromètre du type illustré à la figure 2, mais il est tout aussi possible de considérer des interféromètres du type illustré à la figure 3.

Il est également possible de scinder en deux parties les électrodes 2 et 3. Une partie de la longueur de chaque bras de l'interféromètre peut être aussi soumise à un champ modulant provenant d'une première tension V_M tandis que l'autre partie est soumise à un champ modulant provenant d'une deuxième tension V_R . Ce sont des interféromètres de ce type qui ont été considérés à la figure 1.

Le fait d'appliquer des champs électriques de même intensité et de sens opposés aux deux bras 2 et 3 de l'interféromètre permet d'augmenter la sensibilité du modulateur, c'est à dire de diminuer les tensions modulantes nécessaires pour obtenir un déphasage donné.

L'invention concerne un codeur analogique-numérique de même structure que celui illustré à la figure 1 utilisant comme élément de base le modulateur d'amplitude optique intégré tel que décrit précédemment. Mais le procédé utilisé permet de palier le problème mentionné plus haut à savoir le lever d'ambiguïté.

Le dispositif permettant d'utiliser le procédé selon l'invention est illustré à la figure 5. On considère alors les modulateurs correspondant aux poids 2^{-i} et $2^{-(i+1)}$, avec i compris entre 1 et n .

Dans le dispositif de l'art connu les signaux de sorties correspondants présentés passent par zéro simultanément une fois sur deux comme cela est représenté à la figure 6.

Pour ne pas faire d'erreur sur l'élément binaire i , il faut que la précision sur le passage à zéro et le gain de l'amplificateur associé soit deux fois meilleur que pour l'élément binaire $i + 1$. Ceci est redhibitoire pour la rapidité, le nombre d'éléments binaires du mot de sortie du codeur et les tolérances de fabrication.

Pour pallier ce problème on utilise le procédé illustré à la figure 7, en considérant les circuits de la figure 5.

Lorsque le signal correspondant à l'élément binaire $i + 1$ est positif,

ce qui est détecté en 64, on déplace les passages à zéro du signal 21 correspondant à l'élément binaire i , ce qui est représenté en 67, en introduisant un déphasage $+\Delta\phi$ qui peut être par exemple de $+\pi/4$. On obtient un nouveau signal correspondant à l'élément binaire i , soit 22 ce signal.

Lorsque le signal 20 correspondant à l'élément binaire $i + 1$ est négatif, on déplace les passages à zéro du signal correspondant à l'élément binaire i en introduisant un déphasage supplémentaire $-\Delta\phi$ par exemple de $-\pi/4$. On obtient un nouveau signal correspondant à l'élément binaire i , soit 23 ce signal.

Le déphasage supplémentaire $\Delta\phi$ est tel que $|\Delta\phi| < \pi/2$.

Ainsi sur le signal 21 correspondant à l'élément binaire est remplacé en sortie par le signal résultant 24 tracé en trait fort sur la figure 7. Ce signal est formé par les parties du signal 22 et du signal 23, tel que cela vient d'être décrit, après une porte OU 28.

Les incertitudes sur les niveaux de commutation sont alors levées puisque c'est le signal 20 correspondant à l'élément binaire $i + 1$ qui les impose.

On voit en effet que les alternances positives successives du signal 20 correspondant à l'élément binaire $i + 1$ tombent en phase avec les alternances positives puis négatives du signal 22 qui est une partie du signal résultant 24 tracé en trait fort. De même, les alternances successives négatives du signal correspondant à l'élément binaire $i + 1$ sont en phase ou en opposition de phase avec les alternances positives ou négatives du signal 23 qui est une partie du signal résultant 24 tracé en trait fort. Cette manière de procéder permet de forcer la décision.

On considère aux figures 8 et 9 la même façon de procéder mais avec les signaux correspondants aux éléments binaires $i + 1$ et $i + 2$ soient les signaux 20 et 25.

On obtient le signal 26 correspondant au signal précédent 22 et le signal 27 correspondant au signal précédent 23.

Ce qui permet d'obtenir le signal résultant 28 en trait fort qui vient remplacer en sortie du codeur le signal 20.

On appellera de façon générale par la suite les signaux 22 ou 26 qui

sont décalés de $-\Delta\Phi$ par rapport au signal représentant le i ou $i + 1$: signal B, et les signaux 23 ou 27 décalés de $+\Delta\Phi$: signal A.

Plusieurs modes de réalisation du circuit optique intégré correspondant à un élément binaire du mot de sortie peuvent être envisagés. L'élément de
 5 base demeure le modulateur d'amplitude optique intégré sur les électrodes duquel est appliqué le signal à numériser plus une tension complémentaire assurant des déphasages de $+\Delta\Phi$ ou $-\Delta\Phi$, $\Delta\Phi$ étant égal par exemple à $\pi/4$. Il peut exister aussi comme dans le cas illustré à la figure 5, des tensions de
 10 biais V_{ibias} pour compenser les différences existant entre les chemins optiques, ou pour introduire des déphasages complémentaires tel que dans le cas d'utilisation du code Gray. Un premier mode de réalisation est représenté sur la figure 10 : le rayonnement issu du laser est couplé simultanément dans deux modulateurs identiques. La tension appliquée sur les électrodes du premier (du second) est la tension à numériser plus une tension
 15 assurant un déphasage supplémentaire de $+\Delta\Phi$ (de $-\Delta\Phi$). Le premier modulateur engendre le signal A, le second le signal B. Les sorties A et B correspondant aux deux voies sont commutées en 31 par un signal logique provenant de l'étage $i + 1$ représenté en 32. Les photodétecteurs suivis de comparateurs sont représentés en 29 et 30.

20 Ce principe étant parfaitement valable pour des éléments binaires de rangé : avec i variant de 1 à n , on voit que seule la précision du codeur de rang le plus élevé est importante, les autres ne servant qu'à la levée d'ambiguïté. Un second mode de réalisation illustré à la figure 11 consiste à
 25 n'utiliser qu'un seul modulateur d'amplitude sur les électrodes duquel, en plus de la tension à numériser est appliquée une tension assurant un déphasage de $+\Delta\Phi$ ou $-\Delta\Phi$ selon l'information donnée par l'étage $i + 1$, le photodétecteur suivi du comparateur est représenté en 44.

Ainsi dans le cas du codeur optique intégré, les n éléments binaires du mot de sortie sont disponibles en parallèle.

30 Dans cette nouvelle configuration de codeur, les différents éléments binaires sont connus les uns après les autres, l'élément binaire le plus significatif étant connu en dernier. En supposant un temps de réponse de 1 nanoseconde par étage, le fait que la réponse pour l'élément binaire i , nécessite de connaître le bit $(i + 1)$, fait que le temps de réponse total est de

n nanosecondes pour un codeur à n éléments binaires soit de l'ordre de 6 nanosecondes pour un codeur de 6 éléments binaires du mot de sortie, et ce temps de transit n'est pas réhibitoire pour la plupart des applications.

On peut d'ailleurs, introduire des lignes à retard dans la logique correspondante de ces éléments binaires, ce qui permet de rétablir par exemple le débit de 1 nanoseconde par mot de sortie, ceci quelque soit le nombre d'étages.

Une modification du circuit, correspondant à l'élément binaire de plus faible poids, est illustrée à la figure 12. Elle permet d'adjoindre deux éléments binaires supplémentaire de précision. En effet on peut ainsi obtenir les signaux A, B, - A, - B ; - A et - B étant les signaux en opposition de phase avec les signaux A et B. On obtient une information supplémentaire du cadran dans lequel se trouve la sinusoïde. Par un transcodage on obtient deux éléments binaires du mot de sortie. L'un $S_n + 1$ correspondant à la comparaison de A et de B et l'autre $S_n + 2$ à la comparaison de A et de - B comme représenté à la figure 13.

Cette figure 12 correspond à la figure 10 à laquelle on a apporté quelques modifications. Les circuits 50 et 51 permettent d'obtenir les signaux - A et - B. En sortie du circuit 52 on a les signaux A, B, - A, - B et en sortie du circuit 53 on a les signaux correspondant aux deux éléments binaires supplémentaires : $S_n + 1$ et $S_n + 2$.

La figure 14 représente une réalisation concrète du dispositif précédemment décrit et illustré à la figure 10.

Sur l'électrode de biais 40 est appliquée une tension V_B introduisant un déphasage de $-\Delta\phi$.

Le signal V_{Si+1} issu de l'élément binaire $i + 1$ est soit 0 si l'élément binaire est 0, soit V si l'élément binaire est 1. Il est envoyé dans un comparateur 56 sur lequel est entré une tension référence $V_{réf1}$

Si $V_{i+1} < V_{réf1}$, $V_s \sim 0 \Rightarrow$ la tension V_A appliquée sur l'électrode de 41 est peu différente de 0 : $V_A \sim 0 \Rightarrow$ déphasage nul.

Si $V_{i+1} > V_{réf1}$, $V_s \neq 0 \Rightarrow$ la tension V_A appliquée sur l'électrode 41 est telle que le déphasage soit $2\Delta\phi$.

Ainsi si l'élément binaire $i + 1$ est 0 : $V_B + V_A \Rightarrow$ déphasage de $-\Delta\phi$

si l'élément binaire $i + 1$ est 1 : $V_B + V_A \Rightarrow$ déphasage de $+\Delta\phi$.

L'électronique de détection placée à la sortie du guide comprend :

- un photodétecteur suivi d'un amplificateur représentés en 44 de manière à ajuster la tension V_i ;
- un comparateur 55.

5 La tension V_i issue de l'amplificateur est comparé à une tension référence $V_{\text{réf2}}$:

$$\text{Si } V_i < V_{\text{réf2}} \Rightarrow V_i = 0$$

$$\text{Si } V_i > V_{\text{réf2}} \Rightarrow V_i = 1.$$

REVENDEICATIONS

1. Procédé optique de conversion analogique-numérique dans un codeur comprenant n voies correspondant aux n éléments binaires du mot numérique de sortie, chaque voie comportant au moins un modulateur d'intensité lumineuse comprenant à la surface d'un substrat (10) en matériau électro-optique un interféromètre à deux bras, l'intensité du rayonnement émergent étant fonction du déphasage introduit par application d'une différence de potentiel entre des électrodes disposées à la surface du substrat à proximité d'au moins l'un des bras de l'interféromètre, l'une des différence de potentiel représentative du signal à numériser $V(t)$ étant appliquée à tous les interféromètres aux bornes d'électrodes dont la longueur est telle que pour la voie i : $L_i = 2^{i-2} L_2$, i pouvant varier de 2 à n et L_2 étant la longueur des électrodes pour la voie 2, la voie 1 correspondant à l'élément binaire 1 qui est l'élément du mot de sortie de plus fort poids, caractérisé en ce que lorsque le signal de sortie de la voie $i + 1$ est positif, on introduit un déphasage supplémentaire $+ \Delta\phi$ au signal de sortie de la voie i , en appliquant une différence de potentiel aux bornes d'électrodes correspondant à au moins l'un des bras du modulateur correspondant à cette voie i , et lorsque le signal de sortie de la voie $i + 1$ est négatif, on introduit un déphasage supplémentaire $- \Delta\phi$ au signal de sortie de la voie i , en appliquant une différence de potentiel aux bornes d'électrodes correspondant à au moins l'un des bras du modulateur correspondant à cette voie i , ce déphasage $\Delta\phi$ étant tel que $|\Delta\phi| < \pi/2$.

2. Dispositif, pour la mise en oeuvre du procédé optique selon la revendication 1, de conversion analogique-numérique dans un codeur comprenant n voies correspondant aux n éléments binaires du mot numérique de sortie, chaque voie comportant au moins un modulateur d'intensité lumineuse comprenant à la surface d'un substrat (10) en matériau électrooptique un interféromètre à deux bras, des électrodes étant disposées à la surface du substrat à proximité d'au moins l'un des bras de l'interféromètre ; dispositif caractérisé en ce qu'il comporte pour chaque voie des moyens de détection des alternances positives et négatives des signaux de sortie du codeur, ces moyens, pour la voie $i + 1$ étant couplés à des moyens permettant de créer

un déphasage $+\Delta\Phi$ ou $-\Delta\Phi$ sur le signal de sortie de la voie i de rang immédiatement inférieur, i étant compris entre 1 et n ; le codage numérique considéré étant un codage Gray, les électrodes L_1 et L_2 correspondant aux voies 1 et 2 sont égales.

5 3. Dispositif selon la revendication 2, caractérisé en ce que l'interféromètre et les guides sont réalisés sur l'une des faces du substrat (10) par création de zones dans lesquelles l'indice de réfraction est supérieur à celui du substrat.

10 4. Dispositif selon la revendication 3, caractérisé en ce que le substrat est en niobate de lithium, l'interféromètre et les guides étant obtenu par diffusion localisée de titane.

15 5. Dispositif selon la revendication 2, caractérisé en ce que les différences de potentiel sont appliquées respectivement aux deux bras de l'interféromètre et sont obtenus entre une première électrode et respectivement une deuxième et une troisième électrodes, ces trois électrodes étant disposées de façon que des tensions électriques appliquées respectivement aux deuxième et troisième électrodes et ayant la même polarité par rapport à la première électrode produisent dans les deux bras des champs électriques de sens opposés.

20 6. Dispositif selon la revendication 5, caractérisé en ce que les trois électrodes sont disposées de façon à être adjacentes aux bras de l'interféromètre, la première étant placée de part et d'autre de l'interféromètre, de façon à créer dans les bras des champs électriques parallèles à la surface du substrat (10).

25 7. Dispositif selon la revendication 5, caractérisé en ce que la première électrode est placée entre les deux bras de façon à recouvrir sélectivement l'un des bras, la deuxième électrode étant placée de façon à être adjacente à ce bras, la troisième électrode étant placée de façon à recouvrir l'autre bras, de façon à créer dans les guides des champs
30 électriques perpendiculaires à la surface du substrat (10).

8. Dispositif selon l'une quelconque des revendications 3 à 7, caractérisé en ce que le substrat (10) est orienté de façon que son axe C soit parallèle aux champs électriques créés dans les guides.

9. Dispositif suivant la revendication 2, caractérisé en ce que chaque

voie du codeur comprend deux modulateurs optiques ; une différence de potentiel étant appliquée à l'un de leur bras pour créer successivement un déphasage de $+\Delta\Phi$ et de $-\Delta\Phi$; un détecteur suivi d'un comparateur étant disposé à la sortie de chacun de ces modulateurs, un commutateur permettant de sélectionner le signal de sortie de l'un de ces deux comparateurs en fonction des alternances positive ou négative de signal représentant l'élément binaire $i + 1$ de poids immédiatement inférieur à l'élément binaire i .

10. Dispositif suivant la revendication 2, caractérisé en ce qu'à chaque voie correspond un modulateur optique ; une différence de potentiel étant appliquée aux bornes de l'un de ses bras pour créer successivement un déphasage de $+\Delta\Phi$ et de $-\Delta\Phi$ en fonction des alternances positive ou négative du signal représentant l'élément binaire $i + 1$ de poids immédiatement inférieur à l'élément binaire i ; ce modulateur étant suivi d'un photodétecteur et d'un comparateur.

15 11. Dispositif suivant l'une quelconque des revendications précédentes, caractérisé en ce que pour la voie n , de plus faible poids, on génère deux nouveaux éléments binaires de sortie en comparant le signal de sortie décalé de $+\Delta\Phi$ avec le signal de sortie décalé de $-\Delta\Phi$, et avec leurs signaux en opposition de phase.

1/7

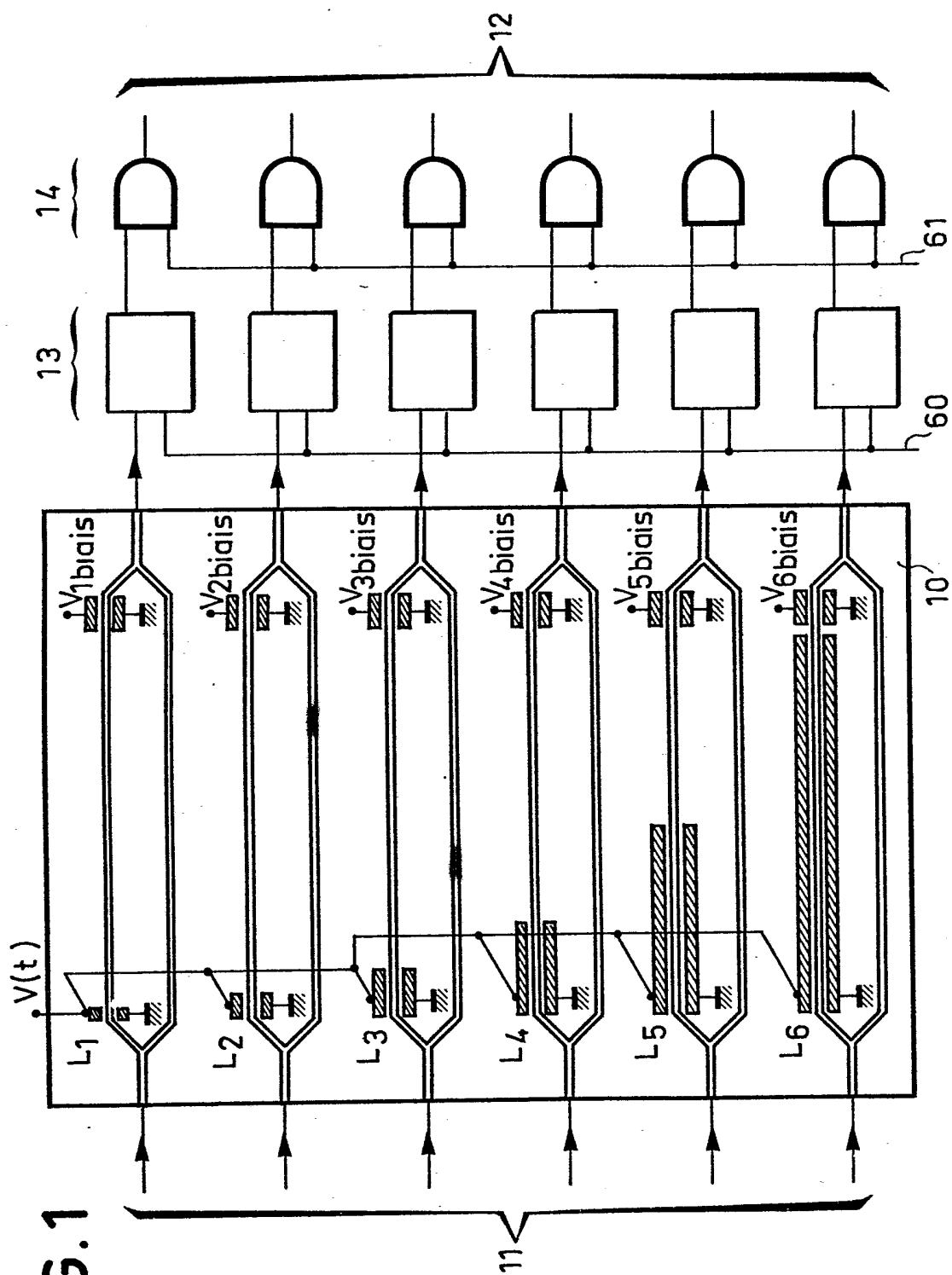


FIG. 1

2 / 7

FIG. 2

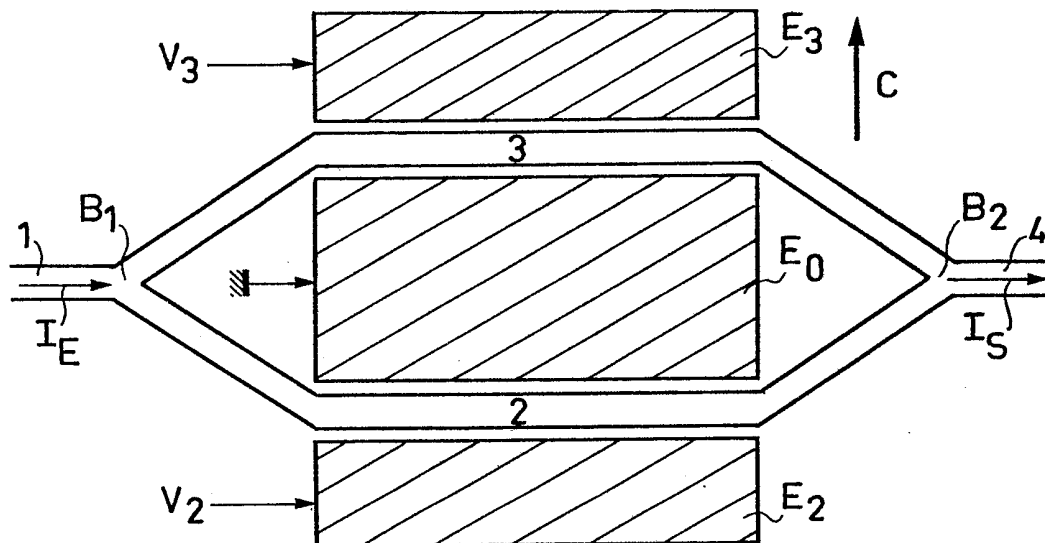


FIG. 3

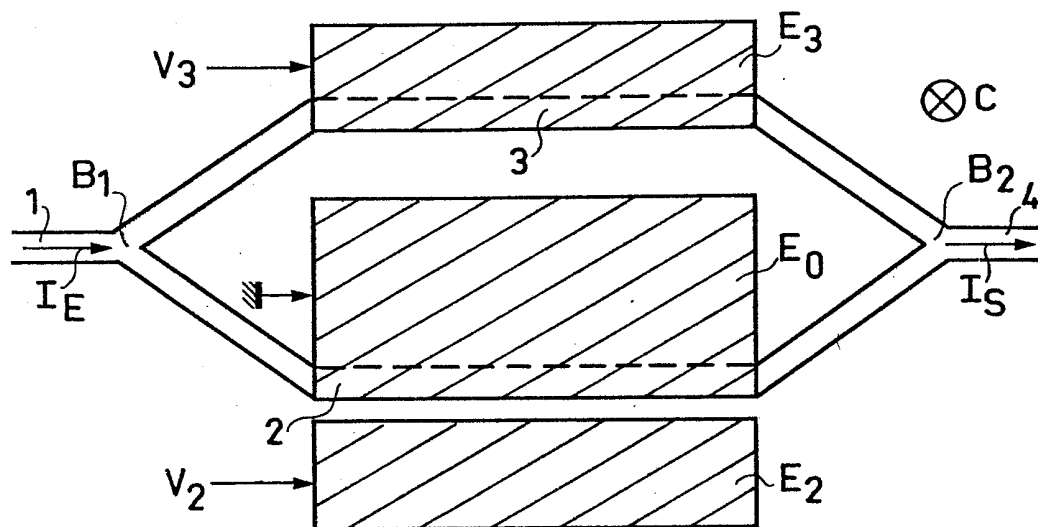


FIG. 4

3/7

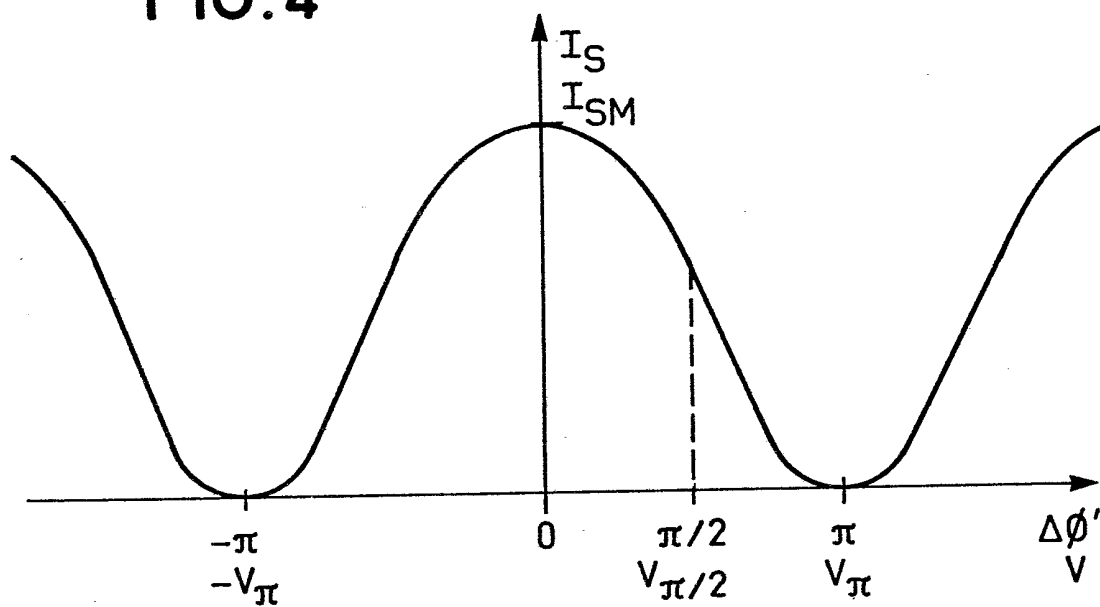
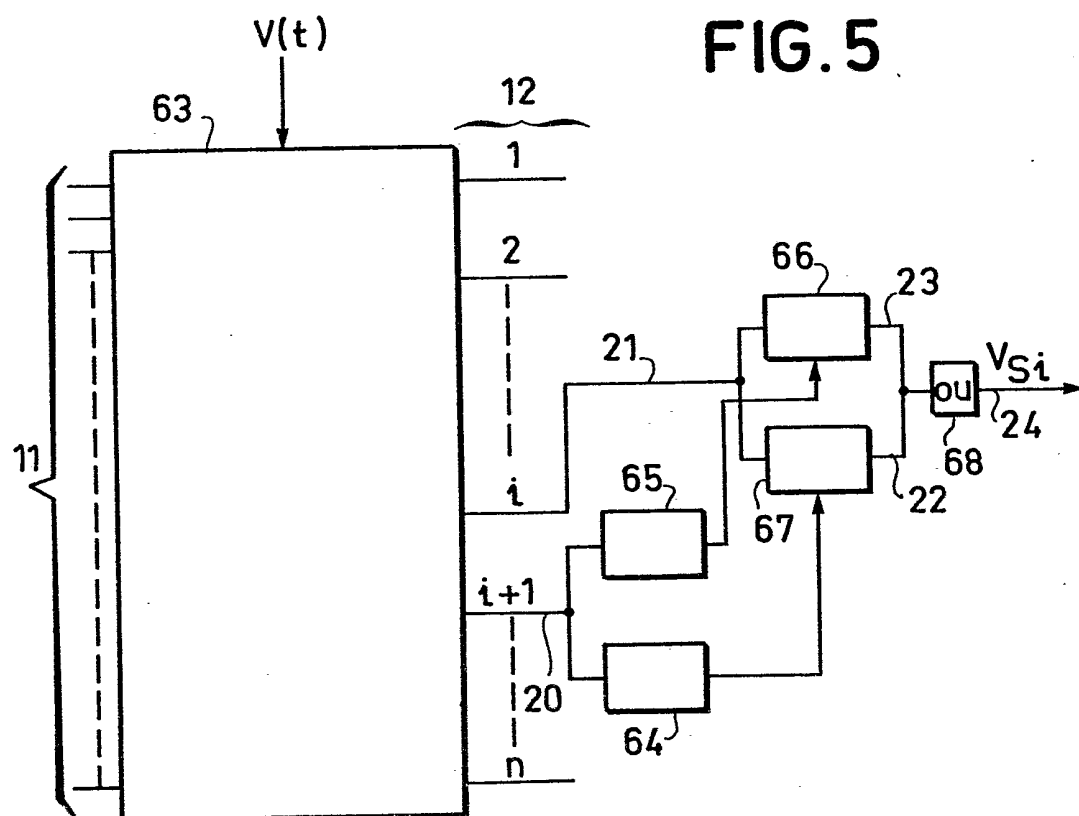
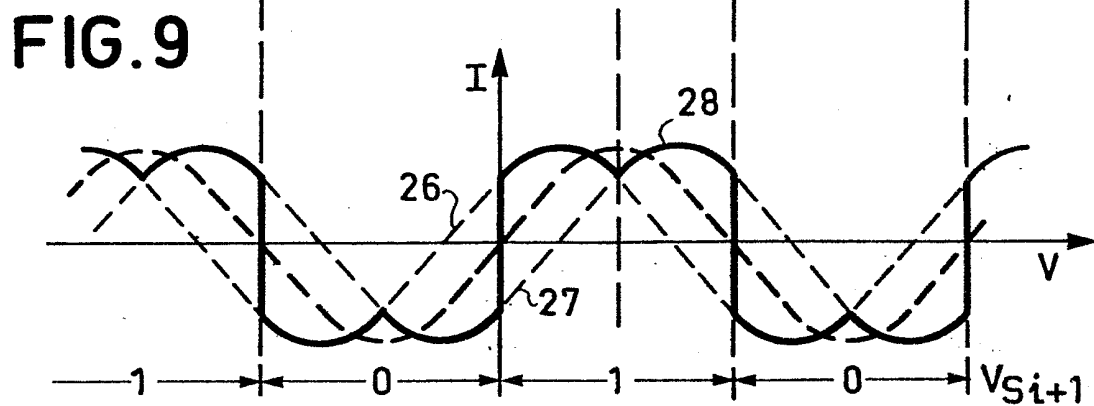
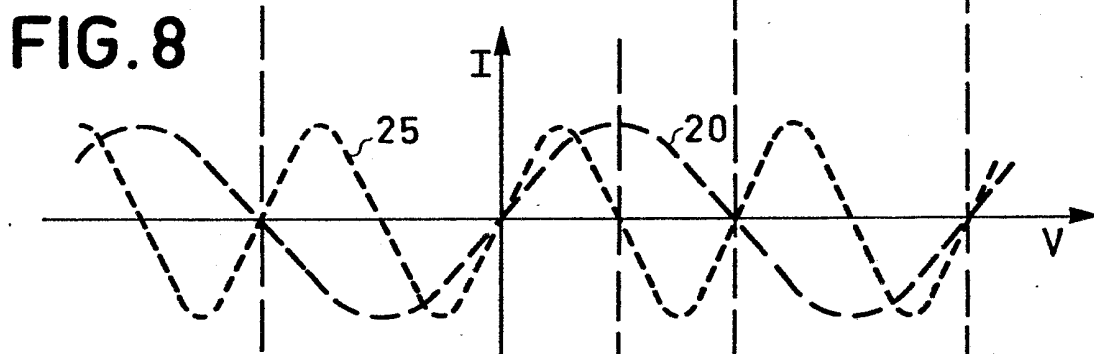
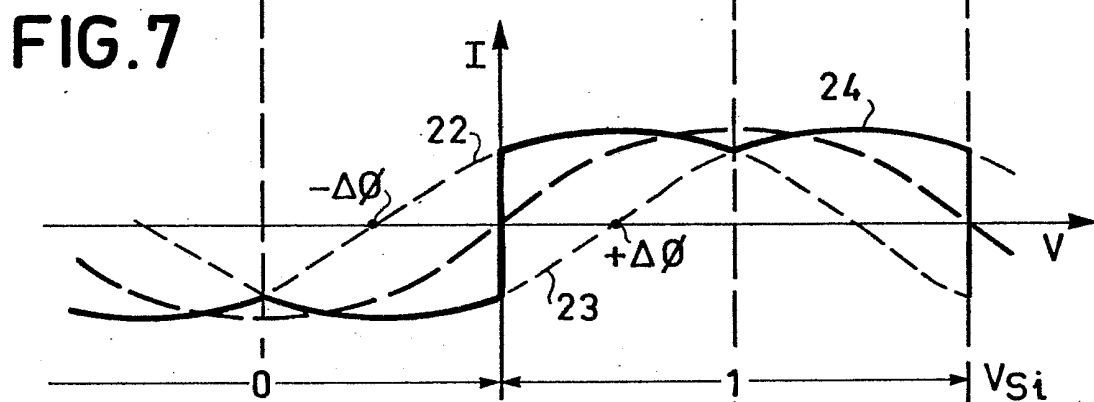
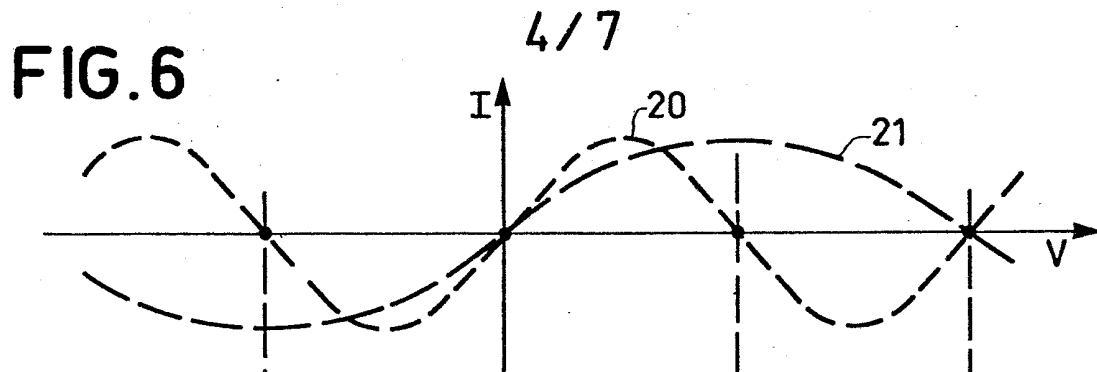


FIG. 5





5/7

FIG.10

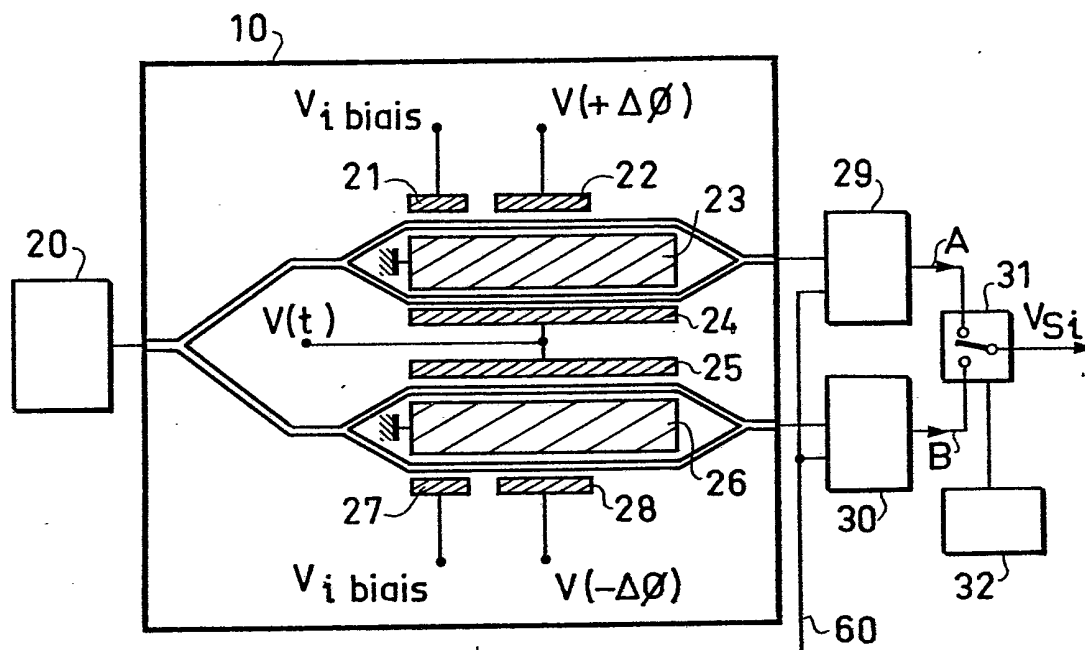
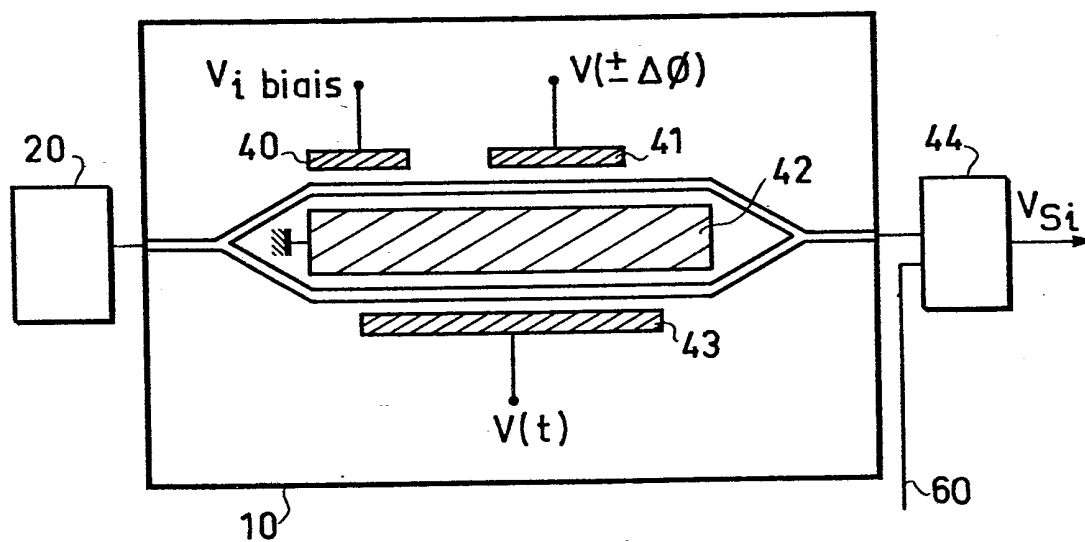


FIG.11



6/7

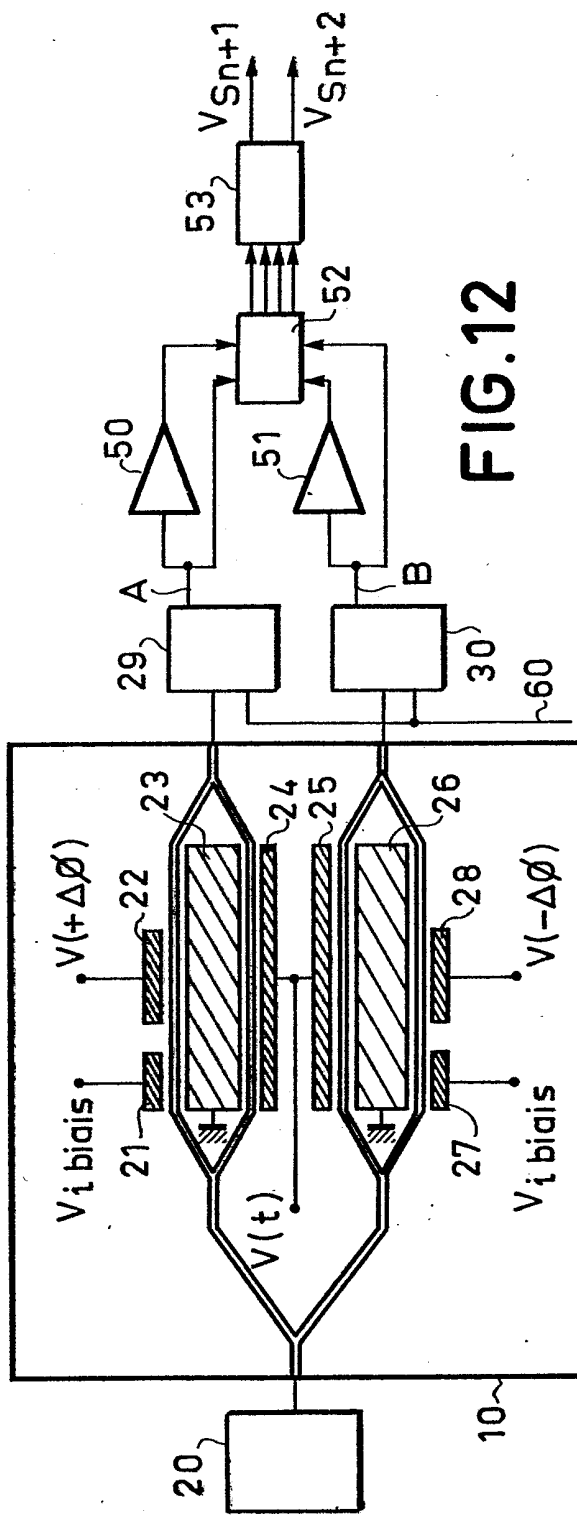


FIG. 12

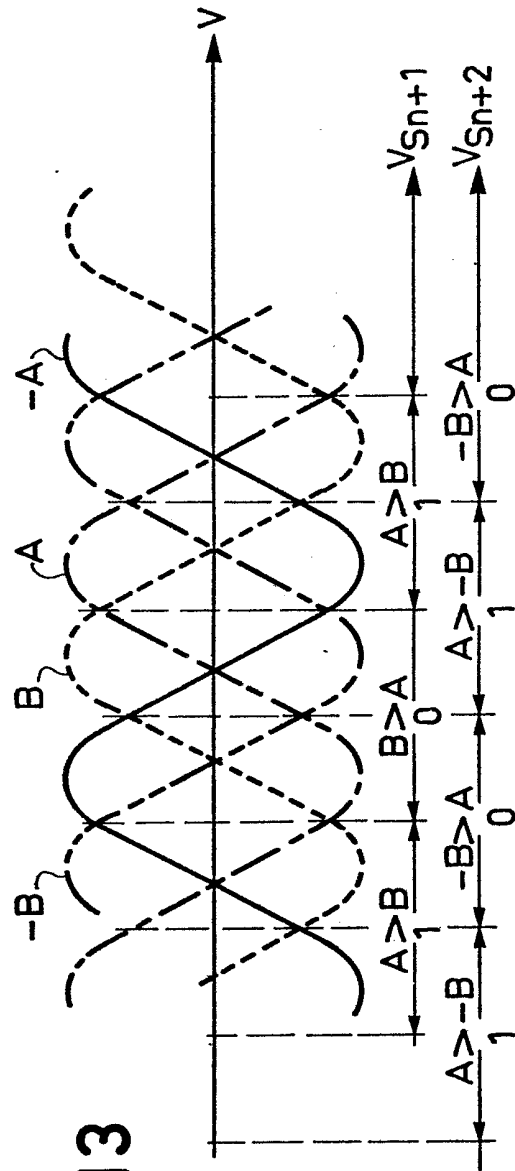


FIG. 13

7/7

FIG. 14

