

(19) 대한민국특허청(KR)

(12) 공개특허공보(A)

(51) Int. Cl.⁵
H03K 3/00

(11) 공개번호 특1990-0012425
(43) 공개일자 1990년08월04일

(21) 출원번호	특1990-0000929
(22) 출원일자	1990년01월29일
(30) 우선권주장	304,698 1989년01월31일 미국(US)
(71) 출원인	노스 아메리칸 필립스 코포레이션
(72) 발명자	미합중국, 뉴욕 10017, 뉴욕, 이스트 42 스트리트 100 데이빗 씨. 그린
(74) 대리인	미합중국, 테네시 37918, 녹스빌, 엔젤리스 드라이브 4704 이병호, 최달용

심사청구 : 없음

(54) 게이트 발진기

요약

내용 없음

대표도

도4

명세서

[발명의 명칭]

게이트 발진기

[도면의 간단한 설명]

제4도는 본 발명에 따른 발진기 회로의 회로 다이어그램. 제5도는 제4도에 도시된 발진기 회로의 여러점에서 나타나는 파형도.

본 내용은 요부공개 건이므로 전문내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

제1게이트 입력 및 게이트 출력 사이에 위치한 주파수 결정 수단과, 인에이블 신호를 수신하기 위해 제어단자에 결합된 제2게이트 입력을 갖는 논리 게이트를 구비하는 게이트 발진기에 있어서, 주파수 결정 수단은 하나 또는 두 개의 전압 단자에 접속된 제1 캐패시턴스와 하나의 전압 단자에 접속된 제2 캐패시턴스 사이의 인덕턴스를 포함하며, 최소한 게이트 출력 또는 제1 게이트 입력은 각 저항 및 제3캐패시턴스의 병렬 장치를 통해 상기 인덕턴스에 결합되는 것을 특징으로 하는 게이트.

청구항 2

제1항에 있어서, 주파수 결정 수단은 버퍼를 통해 제1 게이트 입력에 결합되는 것을 특징으로 하는 게이트 발진기.

청구항 3

제2항에 있어서, 논리 게이트 NAND-게이트를 포함하고, 버퍼는 에미터-펄로우 또는 소스-펄로우를 구비하는 것을 특징으로 하는 게이트 발진기.

청구항 4

제1,2, 또는 3항에 있어서, 제어단자와 제2게이트 입력 사이에 저항 및 캐패시턴스의 병렬 장치가 위치되며, 상기 병렬 장치는 제어단자에 접속되고 트랜지스터의 전도 채널은 병렬 장치와 제2 게이트 입력 사이에 접속되고 트랜지스터는 전원단자중 하나에 접속된 제어 전극을 가지며, 제2 게이트 전극은 다른 저항 양단의 다른 전압 단자에 접속되는 것을 특징으로 하는 게이트 발진기.

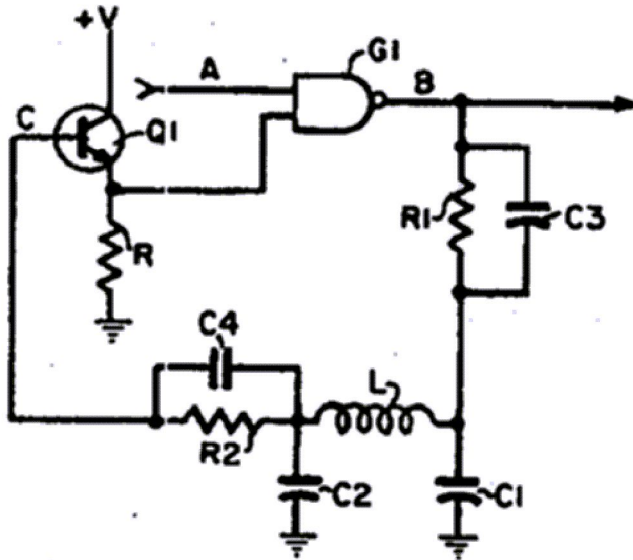
청구항 5

제 1, 2, 3 또는 4항에 있어서, 합성 비디오 신호의 블랭킹 신호 제어하에서 디지털 텔레비전 신호 처리기에 대해 샘플링 신호를 발생하는 것을 특징으로 하는 게이트 발전기.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면4



도면5

