

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 1 部門第 2 区分

【発行日】平成28年12月28日 (2016.12.28)

【公開番号】特開2014-217658(P2014-217658A)

【公開日】平成26年11月20日 (2014.11.20)

【年通号数】公開・登録公報2014-064

【出願番号】特願2013-100091(P2013-100091)

【国際特許分類】

A 6 3 F 7/02 (2006.01)

【F I】

A 6 3 F 7/02 3 2 6 Z

【手続補正書】

【提出日】平成28年11月14日 (2016.11.14)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

可変表示を行い、遊技者にとって有利な有利状態に制御可能な遊技機であって、

前記有利状態に制御するか否かを決定する決定手段と、

前記決定手段による決定前に、前記有利状態に制御されるか否かを判定する判定手段と

、

前記判定手段の判定結果にもとづいて、当該判定の対象となった可変表示が開始される
前の複数回の可変表示において予告演出を実行する予告演出実行手段とを備え、

前記予告演出実行手段は、

複数回の可変表示において、第 1 予告演出を実行するパターンと、当該第 1 予告演出よ
りも前記有利状態に制御される割合が高い第 2 予告演出を実行するパターンと、前記第 1
予告演出を実行した後に前記第 2 予告演出を実行するパターンとのいずれかのパターンに
より前記予告演出を実行可能であり、

演出態様に応じて、前記第 1 予告演出を実行した後に前記第 2 予告演出を実行するパタ
ーンにより前記予告演出が実行される割合が異なるように、前記予告演出を実行し、

前記第 1 予告演出を実行した後に前記第 2 予告演出を実行するパターンとして、第 1 態
様の前記第 1 予告演出を実行した後に第 2 態様の前記第 1 予告演出を実行し、該第 2 態様
の前記第 1 予告演出を実行した後に前記第 2 予告演出を実行可能である

ことを特徴とする遊技機。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 1

【補正方法】変更

【補正の内容】

【0 0 0 1】

本発明は、可変表示を行い、遊技者にとって有利な有利状態に制御可能なパチンコ遊技
機等の遊技機に関する。

【手続補正 3】

【補正対象書類名】明細書
 【補正対象項目名】0008
 【補正方法】削除
 【補正の内容】
 【手続補正4】
 【補正対象書類名】明細書
 【補正対象項目名】0009
 【補正方法】変更
 【補正の内容】
 【0009】

本発明は、好適な遊技機を提供することを目的とする。

【手続補正5】
 【補正対象書類名】明細書
 【補正対象項目名】0010
 【補正方法】変更
 【補正の内容】
 【0010】

(手段A) 本発明による遊技機は、可変表示を行い、遊技者にとって有利な有利状態に制御可能な遊技機であって、有利状態に制御するか否かを決定する決定手段と、決定手段による決定前に、有利状態に制御されるか否かを判定する判定手段と、判定手段の判定結果にもとづいて、当該判定の対象となった可変表示が開始される前の複数回の可変表示において予告演出を実行する予告演出実行手段とを備え、予告演出実行手段は、複数回の可変表示において、第1予告演出を実行するパターンと、当該第1予告演出よりも有利状態に制御される割合が高い第2予告演出を実行するパターンと、第1予告演出を実行した後に第2予告演出を実行するパターンとのいずれかのパターンにより予告演出を実行可能であり、演出態様に応じて、第1予告演出を実行した後に第2予告演出を実行するパターンにより予告演出が実行される割合が異なるように、予告演出を実行し、第1予告演出を実行した後に第2予告演出を実行するパターンとして、第1態様の第1予告演出を実行した後に第2態様の第1予告演出を実行し、該第2態様の第1予告演出を実行した後に第2予告演出を実行可能であることを特徴とする。

(手段1) 本発明による他の遊技機は、所定の遊技を行うことが可能な遊技機であって、遊技の進行を制御する遊技制御用マイクロコンピュータ（例えば、遊技制御用マイクロコンピュータ560）と、所定事象が発生（例えば、IAT回路506aからのIAT信号の入力、ウォッチドッグタイマ（WDT）506bからのタイムアウト信号の入力）したことにもとづいて第1リセット（例えば、システムリセット）を発生させるか第2リセット（例えば、ユーザリセット）を発生させるかを設定可能な設定手段（例えば、遊技制御用マイクロコンピュータ560におけるプログラム管理エリアの図12に示すリセット設定（KRES）のビット7の設定値に従ってステップS1001，S1011を実行する部分）とを備え、第1リセットの発生後にはセキュリティチェックを実行する一方、第2リセットの発生後にはセキュリティチェックを実行せず（例えば、遊技制御用マイクロコンピュータ560は、図46（A）に示すように、ステップS1004の後にはステップS1006でセキュリティチェックを実行し、図46（B）に示すように、ステップS1014の後にはセキュリティチェックを実行しない）、遊技制御用マイクロコンピュータは、遊技機への電力供給が停止していても、遊技に関する制御を行う際に発生する情報を所定期間保持可能な記憶手段（例えば、RAM55（バックアップRAM））と、特定値（例えば、F0H）を格納する格納手段（例えば、Qレジスタ）と、制御命令に従って遊技の進行を制御する制御用CPU（例えば、CPU56）と、所定の処理（例えば、メイン処理におけるループ処理、タイマ割込処理）を実行可能な所定処理実行手段（例えば、遊技制御用マイクロコンピュータ560におけるステップS16～S19，S20～S3

4 を実行する部分)と、所定の処理の実行中に所定事象が発生したときに記憶手段の記憶内容を初期化する初期化手段(例えば、遊技制御用マイクロコンピュータ560において、ステップS16~S19, S20~S34の実行中にIAT回路506aからのIAT信号やウォッチドッグタイマ(WDT)506bからのタイムアウト信号を入力したときには、図50および図51に示す電源断処理を実行することなく、リセット後にメイン処理が開始されたときにステップS10~S13を実行する部分)とを含み、制御用CPUは、第1情報(例えば、データ格納領域の上位アドレス)と第2情報(例えば、データ格納領域の下位アドレス)とにもとづいて、読み出し対象のデータが格納された領域に対応するアドレスを特定し、特定したアドレスに対応する領域から読み出し対象のデータを読み出し、読み出し対象のデータを読み出すときに、格納手段に格納された特定値にもとづいて第1情報を特定するとともに、制御命令で指定された第2情報を特定する(例えば、CPU56は、図47に示すように、Qレジスタに設定されたF0Hと、LDQコマンドで指定された20Hとにもとづいて、データ格納領域のアドレスF020Hを特定し、アドレスF020Hに対応するデータ格納領域からデータaを抽出する)ことを特徴とする。そのような構成により、遊技制御用マイクロコンピュータに関するセキュリティ性を向上させることができる。