

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第6871447号  
(P6871447)

(45) 発行日 令和3年5月12日(2021.5.12)

(24) 登録日 令和3年4月19日(2021.4.19)

(51) Int.Cl. F I  
**HO 4 N 19/52 (2014.01)** HO 4 N 19/52  
**HO 4 N 19/70 (2014.01)** HO 4 N 19/70

請求項の数 2 (全 34 頁)

(21) 出願番号	特願2020-16204 (P2020-16204)	(73) 特許権者	000003078
(22) 出願日	令和2年2月3日(2020.2.3)		株式会社東芝
(62) 分割の表示	特願2019-215251 (P2019-215251) の分割		東京都港区芝浦一丁目1番1号
原出願日	平成23年3月9日(2011.3.9)	(74) 代理人	100108855
(65) 公開番号	特開2020-74624 (P2020-74624A)		弁理士 蔵田 昌俊
(43) 公開日	令和2年5月14日(2020.5.14)	(74) 代理人	100103034
審査請求日	令和2年2月3日(2020.2.3)		弁理士 野河 信久
		(74) 代理人	100179062
			弁理士 井上 正
		(74) 代理人	100075672
			弁理士 峰 隆司
		(74) 代理人	100153051
			弁理士 河野 直樹
		(74) 代理人	100162570
			弁理士 金子 早苗

最終頁に続く

(54) 【発明の名称】 動画像符号化方法及び動画像復号化方法

(57) 【特許請求の範囲】

【請求項 1】

少なくとも対象ブロックを含む第1のピクチャを含むデータを取得し、  
 インター予測モードにおいて少なくとも動きベクトルがマージブロックから予測されるかどうかを特定するためのマージフラグを決定し、  
 前記インター予測モードにおいて少なくとも動きベクトルが前記マージブロックから予測されることが前記マージフラグにより特定される場合に、前記対象ブロックの少なくとも1つの隣接ブロックから第1の動きベクトルの候補を決定し、  
 前記インター予測モードにおいて少なくとも動きベクトルが前記マージブロックから予測されることが前記マージフラグにより特定される場合に、前記第1のピクチャとは異なる第2のピクチャに含まれる参照ブロックから第2の動きベクトルの候補を決定し、  
 前記少なくとも1つの隣接ブロックと前記参照ブロックとのうちから前記マージブロックを指定するマージインデックスを決定し、  
 前記マージインデックスに従って前記第1の動きベクトルの候補及び前記第2の動きベクトルの候補のいずれか1つから前記対象ブロックの第1の動きベクトルを決定し、  
 前記第1の動きベクトルに従って参照画像を導き、  
 前記参照画像を使用する前記インター予測により予測画像を生成し、  
 前記予測画像と符号化画像との差分により予測誤差を導き、  
 前記予測誤差について少なくとも変換処理を行うことにより変換係数を導くことを備え

10

20

前記少なくとも1つの隣接ブロックは、(1)前記対象ブロックの左下側にあるブロック、(2)前記対象ブロックの左側にあるブロック、(3)前記対象ブロックの右上側にあるブロック、(4)前記対象ブロックの上側にあるブロック、及び(5)前記対象ブロックの左上側にあるブロックのうちの少なくとも1つを備え、

前記参照ブロックの前記第2の動きベクトルの候補は、代表動き情報位置に従って導かれるものであり、

前記参照ブロックの前記第2の動きベクトルの候補を導くための代表動き情報位置は、その位置がピクチャの外であるかに基づいて定められ、

前記マージフラグ、前記マージインデックス、及び前記変換係数は符号化される、動画像符号化方法。

10

#### 【請求項2】

少なくとも対象ブロックを含む第1のピクチャを含む符号化データを取得し、

インター予測モードにおいて少なくとも動きベクトルがマージブロックから予測されるかどうかを特定するためのマージフラグを復号し、

前記インター予測モードにおいて少なくとも動きベクトルが前記マージブロックから予測されることが前記マージフラグにより特定される場合に、前記対象ブロックの少なくとも1つの隣接ブロックから第1の動きベクトルの候補を導き、

前記インター予測モードにおいて少なくとも動きベクトルが前記マージブロックから予測されることが前記マージフラグにより特定される場合に、前記第1のピクチャとは異なる第2のピクチャに含まれる参照ブロックから第2の動きベクトルの候補を導き、

20

前記少なくとも1つの隣接ブロックと前記参照ブロックとのうちから前記マージブロックを指定するマージインデックスを復号し、

前記マージインデックスに従って前記第1の動きベクトルの候補及び前記第2の動きベクトルの候補のいずれか1つから前記対象ブロックの第1の動きベクトルを導き、

前記第1の動きベクトルに従って参照画像を導き、

前記参照画像を使用する前記インター予測により予測画像を生成し、

変換係数を復号し、

前記変換係数について少なくとも逆変換処理を行うことにより予測誤差を導き、

少なくとも前記予測誤差と前記予測画像との加算により復号画像を導くことを備え、

前記少なくとも1つの隣接ブロックは、(1)前記対象ブロックの左下側にあるブロック、(2)前記対象ブロックの左側にあるブロック、(3)前記対象ブロックの右上側にあるブロック、(4)前記対象ブロックの上側にあるブロック、及び(5)前記対象ブロックの左上側にあるブロックのうちの少なくとも1つを備え、

30

前記参照ブロックの前記第2の動きベクトルの候補は、代表動き情報位置に従って導かれるものであり、

前記参照ブロックの前記第2の動きベクトルの候補を導くための代表動き情報位置は、その位置がピクチャの外であるかに基づいて定められる、動画像復号化方法。

#### 【発明の詳細な説明】

#### 【技術分野】

40

#### 【0001】

本発明の実施形態は、動画像の符号化及び復号化における動き情報圧縮方法、動画像符号化方法及び動画像復号化方法に関する。

#### 【背景技術】

#### 【0002】

近年、大幅に符号化効率を向上させた画像符号化方法が、ITU-TとISO/IECとの共同で、ITU-T Rec. H.264及びISO/IEC 14496-10(以下、H.264という)として勧告されている。H.264では、予測処理、変換処理及びエントロピー符号化処理は、矩形ブロック単位(例えば、16×16画素ブロック単位、8×8画素ブロック単位等)で行われる。予測処理においては、符号化対象の矩形ブロック(符号化対象ブロック)に対して、既に符号化済み

50

のフレーム（参照フレーム）を参照して、時間方向の予測を行う動き補償が行われる。このような動き補償では、符号化対象ブロックと参照フレーム内において参照されるブロックとの空間的シフト情報としての動きベクトルを含む動き情報を符号化して復号化側に送る必要がある。さらに、複数の参照フレームを用いて動き補償を行う場合、動き情報とともに参照フレーム番号も符号化する必要がある。このため、動き情報及び参照フレーム番号に関する符号量が増大する場合がある。また、参照フレームの動き情報メモリに格納されている動き情報を参照して、符号化対象ブロックの予測動き情報を導出する動き情報予測方法があり（特許文献１及び非特許文献２）、動き情報を格納する動き情報メモリの容量が増加する場合がある。

【０００３】

10

動き情報メモリの容量を削減する方法の一例として、（非特許文献２）では、予め定められたブロック内で代表する動き情報を導出し、代表する動き情報のみを動き情報メモリに格納する。

【先行技術文献】

【非特許文献】

【０００４】

【特許文献１】特許第４０２０７８９号

【非特許文献１】J. Jung et al, “Temporal MV predictor modification for MV-Comp, Skip, Direct and Merge schemes”, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11 Document, JCTVC-D164, January 20110.

20

【非特許文献２】Yeping Su et al, “CE9: Reduced resolution storage of motion vector data”, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11 Document, JCTVC-D072, January 20110.

【発明の概要】

【発明が解決しようとする課題】

【０００５】

しかしながら、非特許文献１で示される予測動き情報の導出方法と非特許文献２で示される代表動き情報の導出方法が異なる場合に、予測動き情報の時間相関が低減するために、動き情報に関する符号量が増加される問題がある。

30

【０００６】

本発明が解決しようとする課題は、上記問題点を解決するためになされたものであり、符号化効率を向上可能な動き情報圧縮装置を含んだ動画像符号化装置及び動画像復号化装置を提供することである。

【課題を解決するための手段】

【０００７】

実施形態によれば、動画像符号化方法は、入力画像信号を画素ブロックに分割し、これら分割した画素ブロックに対してインター予測を行う方法である。この方法は、符号化済み領域における動き情報を保持する動き情報バッファの中から、予測動き情報を選択し、前記予測動き情報を用いて、符号化対象ブロックの動き情報を予測することを含み。さらに、この方法は符号化が終了した領域内の複数の動き情報の中から、前記予測動き情報の選択方法を示す第１情報に従って代表動き情報を取得し、前記代表動き情報のみを得ることを含む。

40

【図面の簡単な説明】

【０００８】

【図１】第１の実施形態に係る画像符号化装置の構成を概略的に示すブロック図。

【図２Ａ】画素ブロックの予測符号化順の説明図。

【図２Ｂ】画素ブロックサイズの一例の説明図。

【図２Ｃ】画素ブロックサイズの別の例の説明図。

【図２Ｄ】画素ブロックサイズの別の例の説明図。

50

- 【図 3 A】コーディングツリーユニットにおける画素ブロックの一例の説明図。
- 【図 3 B】コーディングツリーユニットにおける画素ブロックの別の例の説明図。
- 【図 3 C】コーディングツリーユニットにおける画素ブロックの別の例の説明図。
- 【図 3 D】コーディングツリーユニットにおける画素ブロックの別の例の説明図。
- 【図 4】図 1 のエン트로ピー符号化部の構成を概略的に示すブロック図。
- 【図 5】図 1 の動き情報メモリの構成を概略的に示す説明図。
- 【図 6 A】図 1 のインター予測部が実行するインター予測処理の一例の説明図。
- 【図 6 B】図 1 のインター予測部が実行するインター予測処理の別の例の説明図。
- 【図 7 A】プレディクションユニットの一例の説明図。
- 【図 7 B】プレディクションユニットの別の例の説明図。
- 【図 7 C】プレディクションユニットの別の例の説明図。
- 【図 7 D】プレディクションユニットの別の例の説明図。
- 【図 7 E】プレディクションユニットの別の例の説明図。
- 【図 7 F】プレディクションユニットの別の例の説明図。
- 【図 7 G】プレディクションユニットの別の例の説明図。
- 【図 8】スキップモード、マージモード、インターモードを示す説明図。
- 【図 9】図 4 の動き情報符号化部の構成を概略的に示すブロック図。
- 【図 10】符号化対象プレディクションユニットに対する、予測動き情報候補の位置の例を示す説明図。
- 【図 11】符号化対象プレディクションユニットに対する、予測動き情報候補の位置の更に別の例を示す説明図。
- 【図 12】複数の予測動き情報候補のブロック位置とインデクス  $Mvpidx$  の関係を示すリストの例を示す説明図。
- 【図 13 A】符号化対象プレディクションユニットのサイズが  $32 \times 32$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 13 B】符号化対象プレディクションユニットのサイズが  $32 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 13 C】符号化対象プレディクションユニットのサイズが  $16 \times 32$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 13 D】符号化対象プレディクションユニットのサイズが  $16 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 13 E】符号化対象プレディクションユニットのサイズが  $16 \times 8$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 13 F】符号化対象プレディクションユニットのサイズが  $8 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の例を示す説明図。
- 【図 14 A】符号化対象プレディクションユニットのサイズが  $32 \times 32$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 14 B】符号化対象プレディクションユニットのサイズが  $32 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 14 C】符号化対象プレディクションユニットのサイズが  $16 \times 32$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 14 D】符号化対象プレディクションユニットのサイズが  $16 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 14 E】符号化対象プレディクションユニットのサイズが  $16 \times 8$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 14 F】符号化対象プレディクションユニットのサイズが  $8 \times 16$  の場合の、プレディクションユニットの中心を示す参照動き情報取得位置の更に別の例を示す説明図。
- 【図 15】空間方向参照動き情報メモリ 501 及び時間方向参照動き情報メモリ 502 に関する説明図。
- 【図 16】図 1 の動き情報圧縮部の動作の一例を示すフローチャート。



【図 17A】符号化対象プレディクションユニットのサイズが  $32 \times 32$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 17B】符号化対象プレディクションユニットのサイズが  $32 \times 16$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 17C】符号化対象プレディクションユニットのサイズが  $16 \times 32$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 17D】符号化対象プレディクションユニットのサイズが  $16 \times 16$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 17E】符号化対象プレディクションユニットのサイズが  $16 \times 8$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 17F】符号化対象プレディクションユニットのサイズが  $8 \times 16$  の場合の、プレディクションユニットの左上端を示す参照動き情報取得位置の例を示す説明図。

【図 18A】代表動き情報位置の例を示す説明図。

【図 18B】代表動き情報位置の別の例を示す説明図。

【図 19】各プレディクションサイズにおけるプレディクションユニットの中心の例を示す説明図。

【図 20A】動き情報圧縮ブロック毎の複数の参照動き情報取得位置の重心を代表動き情報位置と設定した場合の代表動き情報位置の例を示す説明図。

【図 20B】動き情報圧縮ブロック毎の複数の参照動き情報取得位置の重心を代表動き情報位置と設定した場合の代表動き情報位置の別の例を示す説明図。

【図 21A】代表動き情報位置の例を示す説明図。

【図 21B】代表動き情報位置の別の例を示す説明図。

【図 22】一実施形態に従うシンタクス構造を示す図である。

【図 23A】一実施形態に従うシーケンスパラメータセットシンタクスの一例を示す図である。

【図 23B】一実施形態に従うシーケンスパラメータセットシンタクスの別の例を示す図である。

【図 24】一実施形態に従うプレディクションユニットシンタクスの一例を示す図である。

。

【図 25】第 2 の実施形態に係る画像復号化装置を概略的に示すブロック図。

【図 26】図 25 のエントロピー復号化部を概略的に示すブロック図。

【図 27】図 26 の動き情報復号化部を概略的に示すブロック図。

【発明を実施するための形態】

【0009】

以下、図面を参照して、各実施形態に係る動画像符号化装置及び動画像復号化装置について詳細に説明する。なお、以降の説明において、「画像」という用語は、「映像」「画素」「画像信号」、「画像データ」などの用語として適宜読み替えることができる。また、以下の実施形態では、同一の番号を付した部分については同様の動作を行うものとして、重ねての説明を省略する。

(第 1 の実施形態)

第 1 の実施形態は画像符号化装置に関する。本実施形態に係る画像符号化装置に対応する動画像復号化装置は、第 2 の実施形態において説明する。この画像符号化装置は、LSI (Large-Scale Integration) チップや DSP (Digital Signal Processor)、FPGA (Field Programmable Gate Array) などのハードウェアにより実現可能である。また、この画像符号化装置は、コンピュータに画像符号化プログラムを実行させることによっても実現可能である。

【0010】

図 1 に示すように、本実施形態に係る画像符号化装置 100 は、減算部 101、直交変換部 102、量子化部 103、逆量子化部 104、逆直交変換部 105、加算部 106、参照画像メモリ 107、インター予測部 108、動き情報圧縮部 109、動き情報メモリ

10

20

30

40

50

110、及びエントロピー符号化部112を含む。符号化制御部114、及び出力バッファ113は通常、画像符号化装置100の外部に設置される。

【0011】

図1の画像符号化装置100は、入力画像信号151を構成する各フレームまたは各フィールドまたは各スライスを複数の画素ブロックに分割し、これら分割した画素ブロックに対して予測符号化を行って、符号化データ163を出力する。以降の説明では、簡単化のために、図2Aに示されるように左上から右下に向かって画素ブロックの予測符号化が行われることを仮定する。図2Aでは、符号化処理対象のフレームfにおいて、符号化対象画素ブロックcよりも左側及び上側に符号化済み画素ブロックpが位置している。

【0012】

ここで、画素ブロックは、例えば、 $M \times N$ サイズのブロック（ $N$ 及び $M$ は自然数）、コーディングユニット、マクロブロック、サブブロック、1画素などの画像を処理する単位を指す。なお、以降の説明では、画素ブロックをコーディングユニットの意味で基本的使用するが、説明を適宜読み替えることにより画素ブロックを上述した意味で解釈することも可能である。コーディングユニットは、典型的には、例えば図2Bに示す $16 \times 16$ 画素ブロックであるが、図2Cに示す $32 \times 32$ 画素ブロック、図2Dに示す $64 \times 64$ 画素ブロックであってもよいし、図示しない $8 \times 8$ 画素ブロック、 $4 \times 4$ 画素ブロックであってもよい。また、コーディングユニットは必ずしも正方形である必要はない。以下、入力画像信号151の符号化対象ブロックもしくはコーディングユニットを「予測対象ブロック」と称することもある。また、符号化単位には、コーディングユニットのような画素ブロックに限らず、フレームまたはフィールド、スライス、或いはこれらの組み合わせを用いることができる。

【0013】

図3Aから図3Dまでは、コーディングユニットの具体例を示した図である。図3Aは、コーディングユニットのサイズが $64 \times 64$ （ $N = 32$ ）の場合の例を示している。ここで $N$ は、基準となるコーディングユニットのサイズを表しており、分割された場合のサイズを $N$ と定義し、分割されない場合を $2N$ と定義する。コーディングツリーユニットは四分木構造を持ち、分割された場合は、4つの画素ブロックに対してZスキャン順でインデックスが付される。図3Bに、図3Aの $64 \times 64$ 画素ブロックを四分木分割した例を示す。図中に示される番号がZスキャンの順番を表している。また、コーディングユニットの1つの四分木のインデックス内でさらに四分木分割することが可能である。分割の深さをDepthで定義する。つまり、図3AはDepth = 0の例を示している。図3CにDepth = 1の場合の $32 \times 32$ （ $N = 16$ ）サイズのコーディングツリーユニットの例を示す。このようなコーディングツリーユニットの最も大きいユニットをラージコーディングツリーユニット若しくはツリーブロックと呼び、図2Aに示すように、この単位で入力画像信号がラスタースキャン順に符号化される。

【0014】

図1の画像符号化装置100は、符号化制御部114から入力される符号化パラメータに基づいて、画素ブロックに対するインター予測（画面間予測、フレーム間予測、動き補償予測などとも称される）または図示されないイントラ予測（画面内予測、フレーム内予測などとも称される）を行って、予測画像信号159を生成する。この画像符号化装置100は、画素ブロック（入力画像信号151）と予測画像信号159との間の予測誤差信号152を直交変換及び量子化し、エントロピー符号化を行って符号化データ163を生成して出力する。

【0015】

図1の画像符号化装置100は、ブロックサイズ及び予測画像信号159の生成方法の異なる複数の予測モードを選択的に適用して符号化を行う。予測画像信号159の生成方法は、大別すると、符号化対象フレーム内で予測を行うイントラ予測と、時間的に異なる1つまたは複数の参照フレームを用いて予測を行うインター予測との2種類である。

【0016】

以下、図１の画像符号化装置１００に含まれる各要素を説明する。

減算部１０１は、入力画像信号１５１の符号化対象ブロックから、対応する予測画像信号１５９を減算して予測誤差信号１５２を得る。減算部１０１は、予測誤差信号１５２を直交変換部１０２に入力する。

【００１７】

直交変換部１０２は、減算部１０１からの予測誤差信号１５２に対して、例えば離散コサイン変換（ＤＣＴ）のような直交変換を行い、変換係数１５３を得る。直交変換部１０２は、変換係数１５３を量子化部１０３に出力する。

【００１８】

量子化部１０３は、直交変換部１０２からの変換係数１５３に対して量子化を行い、量子化変換係数１５４を得る。具体的には、量子化部１０３は、符号化制御部１１４によって指定される量子化パラメータ、量子化マトリクスなどの量子化情報に従って量子化を行う。量子化パラメータは、量子化の細かさを示す。量子化マトリクスは、量子化の細かさを変換係数の成分毎に重み付けするために使用されるが、量子化マトリクスの使用・不使用は本発明の実施形態の本質部分ではない。量子化部１０３は、量子化変換係数１５４をエントロピー符号化部１１２及び逆量子化部１０４に出力する。

【００１９】

エントロピー符号化部１１２は、量子化部１０３からの量子化変換係数１５４、インター予測部１０８からの動き情報１６０、符号化制御部１１４によって指定される予測情報１６５、符号化制御部１１４からの参照位置情報１６４、量子化情報などの様々な符号化パラメータに対してエントロピー符号化（例えば、ハフマン符号化、算術符号化など）を行い、符号化データ１６３を生成する。なお、符号化パラメータとは、予測情報１６５、変換係数に関する情報、量子化に関する情報、などの復号に必要なパラメータである。例えば、符号化制御部１１４が内部メモリ（図示しない）を持ち、このメモリに符号化パラメータが保持され、予測対象ブロックを符号化する際に隣接する既に符号化済みの画素ブロックの符号化パラメータを用いる。

【００２０】

具体的には、エントロピー符号化部１１２は、図４に示すように、パラメータ符号化部４０１、変換係数符号化部４０２、動き情報符号化部４０３、並びに多重化部４０４を備える。パラメータ符号化部４０１は、符号化制御部１１４から受け取った予測情報１６５などの符号化パラメータを符号化して符号化データ４５１Ａを生成する。変換係数符号化部４０２は、量子化部１０３から受け取った量子化後の変換係数１５４を符号化して符号化データ４５１Ｂを生成する。

【００２１】

動き情報符号化部４０３は、動き情報メモリ１１０から受け取った参照動き情報１６６、符号化制御部１１４から受け取った参照位置情報１６４を参照して、インター予測部１０８から受け取った動き情報１６０を符号化して符号化データ４５１Ｃを生成する。動き情報符号化部４０３に関してはその詳細を後述する。

【００２２】

多重化部４０４は、符号化データ４５１Ａ、４５１Ｂ、４５１Ｃを多重化して符号化データ１６３を生成する。生成された符号化データ１６３は、動き情報１６０、予測情報１６５とともに、変換係数に関する情報、量子化に関する情報などの復号の際に必要なあらゆるパラメータを含む。

【００２３】

エントロピー符号化部１１２によって生成された符号化データ１６３は、例えば多重化を経て出力バッファ１１３に一時的に蓄積され、符号化制御部１１４が管理する適切な出力タイミングに従って符号化データ１６３として出力される。符号化データ１６３は、例えば、図示しない蓄積系（蓄積メディア）または伝送系（通信回線）へ出力される。

【００２４】

逆量子化部１０４は、量子化部１０３からの量子化変換係数１５４に対して逆量子化を

10

20

30

40

50

行い、復元変換係数 155 を得る。具体的には、逆量子化部 104 は、量子化部 103 において使用された量子化情報に従って逆量子化を行う。量子化部 103 において使用された量子化情報は、符号化制御部 114 の内部メモリからロードされる。逆量子化部 104 は、復元変換係数 155 を逆直交変換部 105 に出力する。

【0025】

逆直交変換部 105 は、逆量子化部 104 からの復元変換係数 155 に対して、例えば逆離散コサイン変換などのような直交変換部 102 において行われた直交変換に対応する逆直交変換を行い、復元予測誤差信号 156 を得る。逆直交変換部 105 は、復元予測誤差信号 156 を加算部 106 に出力する。

【0026】

加算部 106 は、復元予測誤差信号 156 と、対応する予測画像信号 159 とを加算し、局所的な復号画像信号 157 を生成する。復号画像信号 157 は図示しないデブロッキングフィルタやウィナーフィルタなどを施し、参照画像メモリ 107 へと入力される。

【0027】

参照画像メモリ 107 は、メモリに局部復号後の被フィルタ画像信号 158 を蓄積しておりインター予測部 108 によって必要に応じて予測画像を生成する際に、参照画像信号 158 として参照される。

【0028】

インター予測部 108 は、参照画像メモリ 107 に保存されている参照画像信号 158 を利用してインター予測を行う。具体的には、インター予測部 108 は、予測対象ブロックと参照画像信号 158 との間でブロックマッチング処理を行って動きのズレ量（動きベクトル）を導出する。インター予測部 108 は、この動きベクトルに基づいて動き補償（小数精度の動きの場合は補間処理）を行ってインター予測画像を生成する。H.264 では、1/4 画素精度までの補間処理が可能である。導出された動きベクトルは動き情報 160 の一部としてエントロピー符号化される。

【0029】

動き情報メモリ 110 は、動き情報圧縮部 109 を有し、動き情報 160 に対して適宜圧縮処理を行い情報量を削減し、参照動き情報 166 として一時的に格納する。図 5 に示されるように、動き情報メモリ 110 がフレーム（またはスライス）単位で保持されており、同一フレーム上の動き情報 160 を参照動き情報 166 として格納する空間方向参照動き情報メモリ 501 及び、既に符号化が終了したフレームの動き情報 160 を参照動き情報 166 として格納する時間方向参照動き情報メモリ 502 を更に有する。時間方向参照動き情報メモリ 502 は符号化対象フレームが予測に用いる参照フレームの数に応じて、複数有しても構わない。

【0030】

また、空間方向参照動き情報メモリ 501 及び時間方向参照動き情報メモリ 502 は、物理的に同一のメモリを論理的に区切っても構わない。更に、空間方向参照動き情報メモリ 501 は、現在符号化を行っているフレームで必要な空間方向動き情報のみを保持し、参照が不要となった空間方向動き情報を順次圧縮して時間方向参照動き情報メモリ 502 に格納しても構わない。

【0031】

参照動き情報 166 は、所定の領域単位（例えば、4 × 4 画素ブロック単位）で空間方向参照動き情報メモリ 501 及び時間方向参照動き情報メモリ 502 内に保持される。参照動き情報 166 は、その領域が後述するインター予測で符号化されたのか或いは後述するイントラ予測で符号化されたのかを示す情報をさらに有する。また、コーディングユニット（又はプレディクションユニット）が H.264 で規定されるスキップモード、ダイレクトモード若しくは後述するマージモードのように、動き情報 160 内の動きベクトルの値が符号化されず、符号化済みの領域から予測された動き情報 160 を用いてインター予測される場合においても、当該コーディングユニット（又はプレディクションユニット）の動き情報が参照動き情報 166 として保持される。

10

20

30

40

50

## 【 0 0 3 2 】

符号化対象のフレーム又はスライスの符号化処理が終了したら、当該フレームの空間方向参照動き情報メモリ 5 0 1 は、次に符号化処理を行うフレームに用いる時間方向参照動き情報メモリ 5 0 2 としてその扱いが変更される。この際、時間方向参照動き情報メモリ 5 0 2 のメモリ容量を削減するために、後述する動き情報圧縮部 1 0 9 によって圧縮された動き情報 1 6 0 を時間方向参照動き情報メモリ 5 0 2 に格納する。

## 【 0 0 3 3 】

予測情報 1 6 5 は符号化制御部 1 1 4 が制御する予測モードに従っており、前述のように、予測画像信号 1 5 9 の生成のためにインター予測または図示されないイントラ予測またはインター予測が選択可能であるが、イントラ予測及びインター予測の夫々に複数のモードがさらに選択可能である。符号化制御部 1 1 4 はイントラ予測及びインター予測の複数の予測モードのうちの 1 つを最適な予測モードとして判定し、予測情報 1 6 5 を設定する。

10

## 【 0 0 3 4 】

例えば、符号化制御部 1 1 4 は、次の数式 ( 1 ) に示すコスト関数を用いて最適な予測モードを判定する。

## 【 0 0 3 5 】

## 【 数 1 】

$$K = SAD + \lambda \times OH \quad (1)$$

20

## 【 0 0 3 6 】

数式 ( 1 ) ( 以下、簡易符号化コストと呼ぶ ) において、OH は予測情報 1 6 0 ( 例えば、動きベクトル情報、予測ブロックサイズ情報 ) に関する符号量を示し、SAD は予測対象ブロックと予測画像信号 1 5 9 との間の差分絶対値和 ( 即ち、予測誤差信号 1 5 2 の絶対値の累積和 ) を示す。また、 $\lambda$  は量子化情報 ( 量子化パラメータ ) の値に基づいて決定されるラグランジュ未定乗数を示し、K は符号化コストを示す。数式 ( 1 ) を用いる場合には、符号化コスト K を最小化する予測モードが発生符号量及び予測誤差の観点から最適な予測モードとして判定される。数式 ( 1 ) の変形として、OH のみまたは SAD のみから符号化コストを見積もってもよいし、SAD にアダマール変換を施した値またはその近似値を利用して符号化コストを見積もってもよい。

30

## 【 0 0 3 7 】

また、図示しない仮符号化ユニットを用いることにより最適な予測モードを判定することも可能である。例えば、符号化制御部 1 1 4 は、次の数式 ( 2 ) に示すコスト関数を用いて最適な予測モードを判定する。

## 【 0 0 3 8 】

## 【 数 2 】

$$J = D + \lambda \times R \quad (2)$$

## 【 0 0 3 9 】

数式 ( 2 ) において、D は予測対象ブロックと局所復号画像との間の二乗誤差和 ( 即ち、符号化歪 ) を示し、R は予測対象ブロックと予測モードの予測画像信号 1 5 9 との間の予測誤差について仮符号化によって見積もられた符号量を示し、J は符号化コストを示す。数式 ( 2 ) の符号化コスト J ( 以後、詳細符号化コストと呼ぶ ) を導出する場合には予測モード毎に仮符号化処理及び局所復号化処理が必要なので、回路規模または演算量が増大する。反面、より正確な符号化歪と符号量とに基づいて符号化コスト J が導出されるので、最適な予測モードを高精度に判定して高い符号化効率を維持しやすい。なお、数式 ( 2 ) の変形として、R のみまたは D のみから符号化コストを見積もってもよいし、R または D の近似値を利用して符号化コストを見積もってもよい。また、これらのコストを階層的に用いてもよい。符号化制御部 1 1 4 は、予測対象ブロックに関して事前に得られる情報 ( 周囲の画素ブロックの予測モード、画像解析の結果など ) に基づいて、数式 ( 1 ) または数式 ( 2 ) を用いた判定を行う予測モードの候補の数を、予め絞り込んでおいてもよ

40

50

い。

#### 【0040】

本実施形態の変形例として、数式(1)と数式(2)を組み合わせた二段階のモード判定を行うことで、符号化性能を維持しつつ、予測モードの候補数をさらに削減することが可能となる。ここで、数式(1)で示される簡易符号化コストは、数式(2)と異なり局部復号化処理が必要ないため、高速に演算が可能である。本実施形態の動画像符号化装置では、H.264と比較しても予測モード数が多いため、詳細符号化コストを用いたモード判定は現実的ではない。そこで、第一ステップとして、簡易符号化コストを用いたモード判定を、当該画素ブロックで利用可能な予測モードに対して行い、予測モード候補を導出する。

10

#### 【0041】

ここで、量子化の粗さを定めた量子化パラメータの値が大きくなるほど、簡易符号化コストと詳細符号化コストの相関が高くなる性質を利用して、予測モード候補数を変更する。

#### 【0042】

次に、画像符号化装置100の予測処理について説明する。

図1の画像符号化装置100には、図示していないが、複数の予測モードが用意されており、各予測モードでは、予測画像信号159の生成方法及び動き補償ブロックサイズが互いに異なる。予測部108が予測画像信号159を生成する方法としては、具体的には大きく分けて、符号化対象フレーム(又は、フィールド)の参照画像信号158を用いて予測画像を生成するイントラ予測(フレーム内予測)と、1以上の符号化済みの参照フレーム(又は、参照フィールド)の参照画像信号158を用いて予測画像を生成するインター予測(フレーム間予測)とがある。予測部108は、イントラ予測及びインター予測を選択的に切り替えて、符号化対象ブロックの予測画像信号159を生成する。

20

#### 【0043】

図6Aは、インター予測の一例を示している。インター予測は、典型的にはプレディクションユニットの単位で実行され、プレディクションユニット単位で異なる動き情報160を有することが可能となる。インター予測では、図6Aに示されるように、既に符号化が完了している参照フレーム(例えば、1フレーム前の符号化済みフレーム)内の画素ブロックであって、符号化対象のプレディクションユニットと同じ位置のブロック601から、動き情報160に含まれる動きベクトルに応じて空間的にシフトした位置のブロック602の参照画像信号158を使用して、予測画像信号159が生成される。即ち、予測画像信号159の生成では、符号化対象ブロックの位置(座標)及び動き情報160に含まれる動きベクトルで特定される、参照フレーム内のブロック602の参照画像信号158が使用される。

30

#### 【0044】

インター予測では、少数画素精度(例えば、1/2画素精度又は1/4画素精度)の動き補償が可能であり、参照画像信号158に対してフィルタリング処理を行うことによって、補間画素の値が生成される。例えば、H.264では、輝度信号に対して1/4画素精度までの補間処理が可能である。当該補間処理は、H.264で規定されるフィルタリングの他に、任意のフィルタリングを用いることにより実行可能である。

40

#### 【0045】

なお、インター予測では、図6Aに示されるような1フレーム前の参照フレームを使用する例に限らず、図6Bに示されるように、いずれの符号化済みの参照フレームが使用されてもよい。時間位置が異なる複数の参照フレームの参照画像信号158が保持されている場合、どの時間位置の参照画像信号158から予測画像信号159を生成したかを示す情報は、参照フレーム番号で表わされる。参照フレーム番号は、動き情報160に含まれる。参照フレーム番号は、領域単位(ピクチャ、スライス、ブロック単位など)で変更することができる。即ち、プレディクションユニット毎に異なる参照フレームが使用されることができる。一例として、符号化済みの1フレーム前の参照フレームを予測に使用した

50

場合、この領域の参照フレーム番号は、0に設定され、符号化済みの2フレーム前の参照フレームを予測に使用した場合、この領域の参照フレーム番号は、1に設定される。他の例として、1フレーム分だけの参照画像信号158が参照画像メモリ107に保持されている（保持されている参照フレームの数が1つのみである）場合、参照フレーム番号は、常に0に設定される。

#### 【0046】

さらに、インター予測では、予め用意される複数のプレディクションユニットのサイズの中から符号化対象ブロックに適したサイズを選択して用いることができる。例えば、図7Aから図7Gに示されるようなコーディングツリーユニットを分割して得られるプレディクションユニット毎に動き補償を行うことが可能である。また、図7F、図7Gに示されるような矩形以外に分割して得られるプレディクションユニット毎に動き補償を行うことが可能である。

10

#### 【0047】

前述したように、インター予測に使用する符号化対象フレーム内の符号化済みの画素ブロック（例えば、4×4画素ブロック）の動き情報160は参照動き情報166として保持されているので、入力画像信号151の局所的な性質に従って、最適な動き補償ブロックの形状及び動きベクトル、参照フレーム番号を利用することができる。また、コーディングユニット及びプレディクションユニットは任意に組み合わせることができる。コーディングツリーユニットが64×64画素ブロックである場合、64×64画素ブロックを分割した4つのコーディングツリーユニット（32×32画素ブロック）の各々に対して、さらにコーディングツリーユニットを4つに分割することで階層的に64×64画素ブロックから16×16画素ブロックを利用することができる。同様に、階層的に64×64画素ブロックから8×8画素ブロックを利用することができる。ここで、プレディクションユニットがコーディングツリーユニットを4つに分割したものであるとすれば、64×64画素ブロックから4×4画素ブロックまでの階層的な動き補償処理を実行することが可能となる。

20

#### 【0048】

また、インター予測では、符号化対象画素ブロックに対して2種類の動き補償を用いた双方向予測を実行することができる。H.264では、符号化対象画素ブロックに対し2種類の動き補償を行い、2種類の予測画像信号を加重平均することで、新しい予測画像信号を得る（図示せず）。双方向予測において2種類の動き補償をそれぞれリスト0予測、リスト1予測と称する。

30

#### 【0049】

<スキップモード、マージモード、インターモードの説明>

本実施形態に係る画像符号化装置100は、図8に示す符号化処理の異なる複数の予測モードを使用する。図中のスキップモードは後述する予測動き情報位置954に関するシンタクスのみを符号化し、その他のシンタクスは符号化しないモードである。マージモードは予測動き情報位置954に関するシンタクス、変換係数情報153のみを符号化し、その他のシンタクスは符号化しないモードである。インターモードは、予測動き情報位置954に関するシンタクス、後述する差分動き情報953、変換係数情報153を符号化するモードである。これらのモードは符号化制御部114が制御する予測情報165によって切り替えられる。

40

#### 【0050】

<動き情報符号化部403>

以下、動き情報符号化部403について図9を用いて説明する。

#### 【0051】

動き情報符号化部403は、参照動きベクトル取得部901、予測動きベクトル選択スイッチ（予測動き情報選択スイッチ、とも称す）902、減算部903、差分動き情報符号化部904、予測動き情報位置符号化部905及び多重化部906を有する。

#### 【0052】

50

参照動きベクトル取得部 901 は、参照動き情報 166 及び参照位置情報 164 を入力として、少なくとも一つ以上の予測動き情報候補（予測動きベクトル候補、とも称す）951（951A、951B、...）を生成する。図 10、図 11 は、対象プレディクションユニットに対する、予測動き情報候補 951 の位置の一例を示している。図 10 は対象プレディクションユニットに空間的に隣接するプレディクションユニットの位置を示している。AX（ $X = 0 \sim n_A - 1$ ）は、対象プレディクションユニットに対して左に隣接するプレディクションユニット、BY（ $Y = 0 \sim n_B - 1$ ）は対象プレディクションユニットに対して上に隣接するプレディクションユニット、C、D、E は対象プレディクションユニットに対してそれぞれ右上、左上、左下に隣接するプレディクションユニットを示している。また、図 11 は符号化対象プレディクションユニットに対して、既に符号化済みの参照フレームにおけるプレディクションユニットの位置を示している。図 11 中の C01 は、参照フレーム内であって符号化対象プレディクションユニットと同一位置にあるプレディクションユニットを示している。図 12 は、複数の予測動き情報候補 951 のブロック位置とインデクス  $Mvpidx$  の関係を示すリストの一例を示す。 $Mvpidx$  が 0 ~ 2 は空間方向に位置する予測動きベクトル候補 951、 $Mvpidx$  が 3 は時間方向に位置する予測動きベクトル候補 951 をそれぞれ示している。プレディクションユニット位置 A は図 10 に示される AX の内、インター予測である、つまり参照動き情報 166 を有するプレディクションユニットであって、X の値が最も小さい位置をプレディクションユニット位置 A とする。また、プレディクションユニット位置 B は図 10 に示される BY の内、インター予測である、つまり参照動き情報 166 を有するプレディクションユニットであって、Y の値が最も小さい位置をプレディクションユニット位置 A とする。プレディクションユニット位置 C がインター予測ではない場合、プレディクションユニット位置 D の参照動き情報 166 をプレディクションユニット位置 C の参照動き情報 166 として置き換える。プレディクションユニット位置 C 及び D がインター予測ではない場合、プレディクションユニット位置 E の参照動き情報 166 をプレディクションユニット位置 C の参照動き情報 166 として置き換える。

#### 【0053】

符号化対象プレディクションユニットのサイズが最小プレディクションユニットより大きい場合には、プレディクションユニット位置 C01 は、複数の参照動き情報 166 を時間方向参照動き情報メモリ 502 に保持している可能性がある。この場合、参照位置情報 164 に従って位置 C01 のプレディクションユニット中の参照動き情報 166 を取得する。以降、位置 C01 のプレディクションユニット中の参照動き情報 166 の取得位置を参照動き情報取得位置と称する。図 13A ~ F は、参照位置情報 164 が位置 C01 のプレディクションユニットの中心を示す場合の参照動き情報取得位置の一例を符号化対象プレディクションユニットのサイズ（ $32 \times 32 \sim 16 \times 16$ ）毎に示す。図中のブロックはそれぞれ  $4 \times 4$  プレディクションユニットを示し、丸印は予測動き情報候補 951 として取得する  $4 \times 4$  プレディクションユニットの位置を示している。参照動き情報取得位置の別の一例を図 14A ~ F に示す。図 14A ~ F において、丸印の位置は  $4 \times 4$  プレディクションユニットが存在しないため、丸印に隣接する 4 つの  $4 \times 4$  プレディクションユニットにおける参照動き情報 166 の平均値やメディアン値といった予め定められた方式で、予測動き情報候補 951 を生成する。参照動き情報取得位置の更に別の一例として、位置 C01 のプレディクションユニットの左上端に位置する  $4 \times 4$  プレディクションユニットの参照動き情報 166 を予測動き情報候補 951 としても構わない。上記の例以外に置いても、予め定められた方式であれば、いずれの位置及び方式を用いて予測動き情報候補 951 を生成しても構わない。

#### 【0054】

なお、参照動き情報 166 が存在しない場合、ゼロベクトルを有する動き情報 160 を、予測動き情報候補 951 として出力する。

#### 【0055】

以上により、少なくとも一つ以上の予測動き情報候補 951 が参照動きブロックから出

10

20

30

40

50



力される。上記の予測動き情報候補 951 が有する参照フレーム番号と符号化対象プレディクションユニットの参照フレーム番号が異なる場合は、予測動き情報候補 951 を予測動き情報候補 951 が有する参照フレーム番号と符号化対象プレディクションユニットの参照フレーム番号に従ってスケーリングしても構わない。

#### 【0056】

予測動き情報選択スイッチ 902 は、符号化制御部 114 からの指令に応じて複数の予測動き情報候補 951 から一つを選択し、予測動き情報 952 を出力する。また予測動き情報選択スイッチ 902 が、後述する予測動き情報位置情報 954 を出力してもよい。上記、選択には数式 (1) や (2) といった評価関数を用いて選択しても構わない。減算部 903 は、動き情報 160 から予測動きベクトル情報 952 を減算し、差分動き情報 953 を差分動き情報符号化部 904 に出力する。差分動き情報符号化部 904 は、差分動き情報 953 を符号化処理し符号化データ 960A を出力する。なお、スキップモード及びマージモードでは差分動き情報符号化部 904 において、差分動き情報 953 の符号化は不要となる。

#### 【0057】

予測動き情報位置符号化部 905 は、図 12 で示されるリストのうち、どの予測動き情報候補 951 を選択したかを示す予測動き情報位置情報 954 (Mvpidx) を符号化し、符号化データ 960B を出力する。予測動き情報位置情報 954 は予測動き情報候補 951 の総数から生成される等長符号化や可変長符号化を用いて符号化される。隣接ブロックとの相関を利用して可変長符号化しても構わない。更に、複数の予測動き情報候補 951 で重複する情報を有する場合、重複する予測動き情報候補 951 を削除した予測動き情報候補 951 の総数から符号表を作成し、予測動き情報位置情報 954 を符号化しても構わない。また、予測動き情報候補 951 の総数が 1 種類である場合、当該予測動き情報候補 951 が予測動き情報 952 と決定されるため、予測動き情報位置情報 954 を符号化する必要はない。

#### 【0058】

また、スキップモード、マージモード、インターモードそれぞれにおいて、予測動き情報候補 951 の導出方法は同一である必要はなく、それぞれ独立に予測動き情報候補 951 の導出方法を設定しても構わない。本実施形態では、スキップモードとインターモードの予測動き情報候補 951 の導出方法は同一で、マージモードの予測動き情報候補 951 の導出方法は異なるものとして説明する。

#### 【0059】

##### < 動き情報圧縮部 109 の詳細 >

まず、動き情報圧縮処理について図 15 を用いて説明する。図 15 は、空間方向参照動き情報メモリ 501 の参照動き情報 166 を圧縮し、時間方向参照動き情報メモリ 502 へ格納する。空間方向参照動き情報メモリ 501 では動き情報圧縮ブロック (同図では 16x16 画素ブロック) 毎に代表動き情報位置に保持される参照動き情報 166 を時間方向参照動き情報メモリ 502 に格納する。上述の動き情報符号化処理を行う場合には、前述の参照動き情報取得位置に保持される参照動き情報 166 を予測動き情報候補 951 として設定する。このとき、仮想的に動き情報圧縮ブロック内は同一の参照動き情報 166 を持つこととして、前述の参照動き情報取得位置に保持される参照動き情報 166 を予測動き情報候補 951 として設定しても構わない (同一の予測動き情報候補 951 が導出される。)

次に、動き情報圧縮部 109 について図 16 に示すフローチャートを用いて説明する。動き情報圧縮部 109 は、フレーム (もしくはスライス、コーディングユニットなど任意の単位) の符号化処理が終了した際に、動き情報 160 を圧縮して時間方向参照動き情報メモリ 502 に動き情報 160 を格納する。

#### 【0060】

まず、符号化制御部 114 から参照位置情報 164 を取得し (ステップ S1601)、フレームを動き情報 160 の圧縮単位である動き情報圧縮ブロックに分割する (ステップ

S 1 6 0 2 )。動き情報圧縮ブロックは、動き補償処理により動き情報 1 6 0 が保持される単位 (典型的には  $4 \times 4$  画素ブロック) より大きい画素ブロックであり、典型的には  $16 \times 16$  画素ブロックである。動き情報圧縮ブロックは  $64 \times 64$  画素ブロックや  $32 \times 32$  画素ブロック、 $8 \times 8$  画素ブロック、長方形画素ブロック、任意の形状の画素領域であっても構わない。

#### 【 0 0 6 1 】

次に、参照位置情報 1 6 4 に従って代表動き情報位置を生成する (ステップ S 1 6 0 3 )。代表動き情報位置を生成する一例として、動き情報圧縮ブロックが  $16 \times 16$  画素ブロックの場合、図 1 3 D、図 1 4 D、図 1 7 D にそれぞれ示されるプレディクションユニットのサイズが  $16 \times 16$  の場合の参照動き情報取得位置を代表動き情報位置とする。次に、生成した代表動き情報位置の参照動き情報 1 6 6 を代表動き情報に設定し (ステップ S 1 6 0 4 )、当該代表動き情報を時間方向参照動き情報メモリに格納する (ステップ S 1 6 0 5 )。上記のステップ S 1 6 0 4 ~ S 1 6 0 5 をすべての動き情報圧縮ブロックに対して実行する。

10

#### 【 0 0 6 2 】

動き情報 1 6 0 が保持される単位を  $M \times M$  ブロック、動き情報圧縮ブロックのサイズを  $N \times N$  ( $N$  は  $M$  の倍数) とすると、上記動き情報圧縮処理を実行することにより、参照動き情報メモリの容量を  $(M \times M) / (N \times N)$  に削減することが可能となる。

#### 【 0 0 6 3 】

< 代表動き情報位置の別の実施形態 >

20

代表動き情報位置を生成する別の例として、複数の参照動き情報取得位置の中心位置を代表動き情報位置としても構わない。図 1 8 A 及び図 1 8 B はサイズが  $16 \times 16$  である動き圧縮ブロック毎の代表動き情報位置を示している。図 1 8 A は、参照動き情報取得位置が図 1 3 D に示される位置である場合の代表動き情報位置、同様に図 1 8 B は、参照動き情報取得位置が図 1 7 D に示される位置である場合の代表動き情報位置をそれぞれ示している。図 1 8 A 及び図 1 8 B 中の丸印は、プレディクションユニットが  $16 \times 16$  ブロックである際の、参照動き情報取得位置を示しており、4 点の参照動き情報取得位置の中心位置 (重心位置とも称す) にバツ印で示される代表動き情報位置を配置している。

#### 【 0 0 6 4 】

代表動き情報位置を生成する更に別の例として、複数のプレディクションユニットのサイズ毎の参照動き情報取得位置を参照位置情報 1 6 4 として有し、複数の参照動き情報取得位置から代表動き情報位置を生成しても構わない。

30

#### 【 0 0 6 5 】

代表動き情報位置を生成する一例として、複数のプレディクションユニットのサイズ毎の参照動き情報取得位置を参照位置情報 1 6 4 として有し、複数の参照動き情報取得位置から代表動き情報位置を生成しても構わない。図 1 9 は、ツリーブロックが  $64 \times 64$  画素ブロックである場合の、プレディクションユニットのサイズが  $16 \times 16$  以上の各サイズにおけるプレディクションユニットの中心 (参照動き情報取得位置) をそれぞれ示している。

#### 【 0 0 6 6 】

40

代表動き情報位置を生成する別の一例として、代表動き情報位置は動き情報圧縮ブロック毎に配置される参照動き情報取得位置を用いて設定されても構わない。図 2 0 A は、動き情報圧縮ブロック毎の複数の参照動き情報取得位置の重心を代表動き情報位置と設定した場合の例を示す。重心位置が  $4 \times 4$  ブロックの位置と一致しない場合には、最近傍の  $4 \times 4$  ブロックを代表動き情報位置としてもよいし、共一次内挿法などの内挿法を用いて重心位置の参照動きベクトル 1 6 6 を生成しても構わない。

#### 【 0 0 6 7 】

また、図 2 0 B は動き情報圧縮ブロック毎に複数の参照動き情報取得位置のいずれかを選択し、代表動き情報位置と設定した場合の例を示す。

#### 【 0 0 6 8 】

50

更に、図 2 1 A、図 2 1 B にツリーブロック内で各動き情報圧縮ブロックで参照動き情報取得位置を同一にした場合の例を更に示す。全ての動き情報圧縮ブロック内で同一の代表動き情報位置であるため、ツリーブロック内の位置に応じて、代表動き情報位置を切り替える必要はない。また、代表動き情報位置は図 2 1 A、図 2 1 B 以外にも、動き情報圧縮ブロック内の左上端や右上端など、いずれの位置にあっても構わない。

【 0 0 6 9 】

代表動き情報位置を生成する一例、動き情報圧縮ブロック内の  $4 \times 4$  ブロック位置を Z スキャン順で示す B l k I d x を用いて代表動き情報位置を示しても構わない。動き情報圧縮ブロックのサイズが  $16 \times 16$  である場合に、図 2 1 A に示される代表動き情報位置は B l k I d x = 1 2 の位置に相当する。また、図 2 1 B に示される代表動き情報位置は B l k I d x = 1 5 の位置に相当する。

10

【 0 0 7 0 】

動き情報圧縮処理における別の一例として、参照フレーム番号に関するメモリ容量を削減するために、動き情報圧縮処理に参照フレーム番号を含めても構わない。この場合、代表動き情報位置に保持される参照フレーム番号を参照フレーム番号に関するメモリ容量に格納する。従って、図 5 に示される空間方向参照動き情報メモリ 5 0 1 及び空間方向参照動き情報メモリ 5 0 2 は動きベクトル情報に追加して参照フレーム番号を格納する。

【 0 0 7 1 】

動き情報圧縮処理における更に別の一例として、動き情報圧縮処理に参照フレーム番号を含めない場合に、代表動き情報位置にある動き情報内の動きベクトル情報を、参照フレーム番号を用いてスケーリング処理を施して、動き情報メモリ 1 1 0 に格納しても構わない。スケーリング処理の典型例として、参照フレーム番号ゼロを基準とした線形スケーリング処理がある。これは、参照フレーム番号がゼロ以外の値である場合に、動きベクトル情報が参照フレーム番号ゼロに対応する参照フレームを参照するように線形スケーリング処理するものである。上述のスケーリング処理の基準は参照フレーム番号がゼロ以外の値であっても構わない。上述の線形スケーリング処理を行う場合に除算が発生する場合には、予め除算処理をテーブル化しておき、都度テーブルを引くことで上記除算を実現しても構わない。

20

【 0 0 7 2 】

動き情報圧縮ブロックのサイズが  $16 \times 16$  ブロック以外の場合、上述と同様の処理を用いて代表動き情報位置を生成する。一例では、動き情報圧縮ブロックのサイズが  $64 \times 64$  の場合、プレディクションユニットのサイズが  $64 \times 64$  における参照動き情報取得位置を代表動き情報位置とする。更に別の一例では、図 2 1 A、図 2 1 B 等で示される動き情報圧縮ブロックのサイズが  $16 \times 16$  ブロックにおける代表動き情報位置を、動き情報圧縮ブロックのサイズに従って水平方向及び垂直方向でスケーリングした位置を代表動き情報位置としても構わない。

30

【 0 0 7 3 】

代表動き情報位置が、ピクチャやスライスの外であるとして参照動き情報が存在しない場合には、動き情報圧縮ブロックの左上端といった動き情報圧縮ブロック内で参照動き情報が取得可能な位置を新しい代表動き情報位置として置き換えても構わない。また、代表動き情報位置が、イントラ予測が適用された領域であって、参照動き情報が存在しない場合にも同様の処理を実行して、新しい代表動き情報位置として置き換えても構わない。

40

【 0 0 7 4 】

< シンタクス構成 >

以下、図 1 の画像符号化装置 1 0 0 が利用するシンタクスについて説明する。

シンタクスは、画像符号化装置が動画データを符号化する際の符号化データ（例えば、図 1 の符号化データ 1 6 3）の構造を示している。この符号化データを復号化する際に、同じシンタクス構造を参照して動画復号化装置がシンタクス解釈を行う。図 1 の動画符号化装置が利用するシンタクス 2 2 0 0 を図 2 2 に例示する。

【 0 0 7 5 】

50

シンタクス 2 2 0 0 は、ハイレベルシンタクス 2 2 0 1、スライスレベルシンタクス 2 2 0 2 及びコーディングツリーレベルシンタクス 2 2 0 3 の 3 つのパートを含む。ハイレベルシンタクス 2 2 0 1 は、スライスよりも上位のレイヤのシンタクス情報を含む。スライスとは、フレームまたはフィールドに含まれる矩形領域もしくは連続領域を指す。スライスレベルシンタクス 2 2 0 2 は、各スライスを復号化するために必要な情報を含む。コーディングツリーレベルシンタクス 2 2 0 3 は、各コーディングツリー（即ち、各コーディングツリーユニット）を復号化するために必要な情報を含む。これら各パートは、さらに詳細なシンタクスを含む。

#### 【 0 0 7 6 】

ハイレベルシンタクス 2 2 0 1 は、シーケンスパラメータセットシンタクス 2 2 0 4 及びピクチャパラメータセットシンタクス 2 2 0 5 などの、シーケンス及びピクチャレベルのシンタクスを含む。スライスレベルシンタクス 2 2 0 2 は、スライスヘッダーシンタクス 2 2 0 6 及びスライスデータシンタクス 2 2 0 7 などを含む。コーディングツリーレベルシンタクス 2 2 0 3 は、コーディングツリーユニットシンタクス 2 2 0 8、トランスフォームユニットシンタクス 2 2 0 9 及びプレディクションユニットシンタクス 2 2 1 0 などを含む。

#### 【 0 0 7 7 】

コーディングツリーユニットシンタクス 2 2 0 8 は、四分木構造を持つことができる。具体的には、コーディングツリーユニットシンタクス 2 2 0 8 のシンタクス要素として、さらにコーディングツリーユニットシンタクス 2 2 0 8 を再帰呼び出しすることができる。即ち、1 つのコーディングツリーユニットを四分木で細分化することができる。また、コーディングツリーユニットシンタクス 2 2 0 8 内にはトランスフォームユニットシンタクス 2 2 0 9 及びプレディクションユニットシンタクス 2 2 1 0 が含まれている。トランスフォームユニットシンタクス 2 2 0 9 及びプレディクションユニットシンタクス 2 2 1 0 は、四分木の最末端の各コーディングツリーユニットシンタクス 2 2 0 8 において呼び出される。プレディクションユニットシンタクス 2 2 1 0 は予測に関わる情報、トランスフォームユニットシンタクス 2 2 0 9 は、逆直交変換及び量子化などに関わる情報がそれぞれ記述されている。

#### 【 0 0 7 8 】

図 2 3 は、本実施形態に係るシーケンスパラメータセットシンタクス 2 2 0 4 を例示する。図 2 3 A 及び図 2 3 B に示される `motion_vector_buffer_comp_flag` は、当該シーケンスに関して本実施形態に係る動き情報圧縮の有効 / 無効を示すシンタクスである。`motion_vector_buffer_comp_flag` が 0 である場合、当該シーケンスに関して本実施形態に係る動き情報圧縮は無効である。従って、図 1 に示される動き情報圧縮部の処理はスキップされる。一例として、`motion_vector_buffer_comp_flag` が 1 である場合、当該シーケンスに関して本実施形態に係る動き情報圧縮は有効である。図 2 3 及び図 2 3 B に示される `motion_vector_buffer_comp_ratio_log2` は、動き情報圧縮処理の単位を示す情報であり、`motion_vector_buffer_comp_flag` が 1 である場合に示される。`motion_vector_buffer_comp_ratio_log2` は、例えば本実施形態に係る動き情報圧縮ブロックのサイズの情報を示し、`motion_vector_buffer_comp_ratio_log2` は、動き補償の最小単位に  $2^{(\text{motion\_vector\_buffer\_comp\_ratio\_log2})}$  を乗じた値が動き情報圧縮ブロックのサイズとなる。動き補償の最小単位が  $4 \times 4$  画素ブロックである、つまり参照動き情報メモリが  $4 \times 4$  画素ブロック単位に保持される場合の例を以下に示す。`motion_vector_buffer_comp_ratio_log2` が 1 の場合、本実施形態に係る動き情報圧縮ブロックのサイズは  $8 \times 8$  画素ブロックとなる。同様に、`motion_vector_buffer_comp_ratio_log2` が 2 の場合、本実施形態に係る動き情報圧縮ブロックのサイズは  $16 \times 16$  画素ブロックとなる。図 2 3 B に示される `m`

`otion_vector_buffer_comp_position`は、動き情報圧縮ブロック内の代表動き情報位置を示す情報であり、`motion_vector_buffer_comp_flag`が1である場合に示される。`motion_vector_buffer_comp_position`は、例えば図21A、図21Bに示されるような動き情報圧縮ブロック内の参照動き情報位置を示したり、図20A、図20Bに示されるように動き情報圧縮ブロック毎の参照動き情報位置を示しても構わない。また、複数のブロックの中心にあっても構わない。

【0079】

また、別の例として、`motion_vector_buffer_comp_flag`、`motion_vector_buffer_comp_ratio_log2`、`motion_vector_buffer_comp_position`より下位のレイヤ（ピクチャパラメータセットシンタクス、スライスレベルシンタクス、コーディングツリーユニット、トランスフォームユニットなど）のシンタクスにおいて当該スライス内部の局所領域毎に本実施形態に係る予測の有効／無効が規定されてもよい。

【0080】

図24に、プレディクションユニットシンタクスの一例を示す。図中の`skip_flag`は、プレディクションユニットシンタクスが属するコーディングユニットの予測モードがスキップモードであるか否かを示すフラグである。`skip_flag`が1である場合、予測動き情報位置情報954以外のシンタクス（コーディングユニットシンタクス、プレディクションユニットシンタクス、トランスフォームユニットシンタクス）を符号化しないことを示す。`NumMVPCand(L0)`、`NumMVPCand(L1)`は、それぞれリスト0予測、リスト1予測における予測動き情報候補951の数を示す。予測動き情報候補951が存在する（`NumMVPCand(LX) > 0`、 $X = 0$ 若しくは1）場合、予測動き情報位置情報954を示す`mvp_idx_LX`が符号化される。

【0081】

`skip_flag`が0である場合、プレディクションユニットシンタクスが属するコーディングユニットの予測モードがスキップモードではないことを示す。`NumMergeCandidates`は、図12などで導出される予測動き情報候補951の数を示す。予測動き情報候補951が存在する（`NumMergeCandidates > 0`）場合、プレディクションユニットがマージモードであるか否かを示すフラグである`merge_flag`が符号化される。`merge_flag`は、その値が1である場合、プレディクションユニットがマージモードであることを示し、その値が0である場合、プレディクションユニットがインターモードを用いることを示す。`merge_flag`が1且つ予測動き情報候補951が2つ以上存在する（`NumMergeCandidates > 1`）場合、予測動き情報候補951の内、どのブロックからマージするかを示す予測動き情報952である`merge_idx`が符号化される。

【0082】

`merge_flag`が1である場合、`merge_flag`、`merge_idx`以外のプレディクションユニットシンタクスは符号化する必要はない。

【0083】

`merge_flag`が0である場合、プレディクションユニットがインターモードであることを示す。インターモードでは差分動き情報953が含む差分動きベクトル情報を示す`mv_d_LX`（ $X = 0$ 若しくは1）や参照フレーム番号`ref_idx_LX`、Bスライスの場合、プレディクションユニットが単方向予測（リスト0若しくはリスト1）であるか双方向予測であることを示す`inter_pred_idc`が符号化される。また、スキップモードと同様に`NumMVPCand(L0)`、`NumMVPCand(L1)`を取得し、予測動き情報候補951が存在する（`NumMVPCand(LX) > 0`、 $X = 0$ 若しくは1）場合、予測動き情報位置情報954を示す`mvp_idx_LX`が符号化される。

【0084】

10

20

30

40

50

以上が、本実施形態に係るシンタクス構成である。

【0085】

(第2の実施形態)

第2の実施形態は動画像復号化装置に関する。本実施形態に係る動画像復号化装置に対応する動画像符号化装置は、第1の実施形態において説明した通りである。即ち、本実施形態に係る動画像復号化装置は、例えば第1の実施形態に係る動画像符号化装置によって生成された符号化データを復号化する。

【0086】

図25に示すように、本実施形態に係る動画像復号化装置は、エントロピー復号化部2501、逆量子化部2502、逆直交変換部2503、加算部2504、参照画像メモリ2505、インター予測部2506、参照動き情報メモリ2507、参照動き情報圧縮部2508及び復号化制御部2510を含む。

10

【0087】

図25の動画像復号化装置は、符号化データ2550を復号し、復号画像信号2554を出力バッファ2511に蓄積して出力画像として出力する。符号化データ2550は、例えば図1の動画像符号化装置などから出力され、図示しない蓄積系または伝送系を経て、動画像復号化装置2500に入力される。

【0088】

エントロピー復号化部2501は、符号化データ2550の復号化のために、シンタクスに基づいて解読を行う。エントロピー復号化部2501は、各シンタクスの符号列を順次エントロピー復号化し、動き情報2559、量子化変換係数2551などの符号化対象ブロックの符号化パラメータを再生する。符号化パラメータとは、予測情報、変換係数に関する情報、量子化に関する情報、などの復号に必要なパラメータである。

20

【0089】

具体的には、エントロピー復号化部2501は、図26に示すように、分離部2601、パラメータ復号化部2602、変換係数復号化部2603、並びに動き情報復号化部2604を備える。分離部2601は符号化データ2550を分離し、パラメータに関する符号化データ2651Aをパラメータ復号化部2602、変換係数に関する符号化データ2651Bを変換係数復号化部2603、動き情報に関する符号化データ2651Cを動き情報復号化部2604にそれぞれ出力する。パラメータ復号化部2602は、予測情報などの符号化パラメータ2570を復号化し符号化パラメータ2570を出力し復号化制御部2510に出力する。変換係数復号化部2603は、符号化データ2651Bを入力し、変換係数情報2551を復号化して逆量子化部2502に出力する。

30

【0090】

動き情報復号化部2604は、分離部2601から符号化データ2651C、復号化制御部2510から参照位置情報2560、参照動き情報メモリ2507から参照動き情報2558をそれぞれ受け取り、動き情報2559を出力する。出力された動き情報2559はインター予測部2506に入力される。

【0091】

動き情報復号化部2604は、図27に示すように、分離部2701、差分動き情報復号化部2702、予測動き情報位置復号化部2503、参照動き情報取得部2704、予測動き情報選択スイッチ2705及び加算部2706を含む。

40

【0092】

動き情報に関する符号化データ2651Cを分離部2701に入力し、差分動き情報に関する符号化データ2751と予測動き情報位置に関する符号化データ2752に分離する。差分動き情報符号化部2702は、差分動き情報に関する符号化データ2751を入力し、差分動き情報2753を復号化する。差分動き情報2753は加算部2706にて後述する予測動き情報2756と加算され、動き情報2759が出力される。予測動き情報位置復号化部2703は予測動き情報位置に関する符号化データ2752を入力し、予測動き情報位置2754を復号化する。

50

## 【 0 0 9 3 】

予測動き情報位置 2 7 5 4 は予測動き情報選択スイッチ 2 7 0 5 に入力され、予測動き情報候補 2 7 5 5 の中から予測動き情報 2 7 5 6 を選択する。予測動き情報位置情報 2 5 6 0 は予測動き情報候補 2 7 5 5 の数から生成される等長復号化や可変長復号化を用いて復号化される。隣接ブロックとの相関を利用して可変長復号化しても構わない。更に、複数の予測動き情報候補 2 7 5 5 で重複する場合、重複を削除した予測動き情報候補 2 7 5 5 の総数から生成される符号表から、予測動き情報位置情報 2 5 6 0 を復号化しても構わない。また、予測動き情報候補 2 7 5 5 の総数が 1 種類である場合、当該予測動き情報候補 2 7 5 5 が予測動き情報 2 5 5 6 と決定されるため、予測動き情報位置情報 2 7 5 4 を復号化する必要はない。

10

## 【 0 0 9 4 】

参照動き情報取得部 2 7 0 4 は第 1 の実施形態で説明した参照動き情報取得部 9 0 1 とその構成、処理内容は同一である。

## 【 0 0 9 5 】

参照動き情報取得部 2 7 0 4 は、参照動き情報 2 5 5 8 及び参照位置情報 2 5 6 0 を入力として、少なくとも一つ以上の予測動き情報候補 2 7 5 5 ( 2 7 5 5 A、2 7 5 5 B、...) を生成する。図 1 0、図 1 1 は、復号化対象プレディクションユニットに対する、予測動き情報候補 2 7 5 5 の位置の一例を示している。図 1 0 は復号化対象プレディクションユニットに空間的に隣接するプレディクションユニットの位置を示している。A X ( X = 0 ~ n A - 1 ) は、対象プレディクションユニットに対して左に隣接するプレディクションユニット、B Y ( Y = 0 ~ n B - 1 ) は対象プレディクションユニットに対して上に隣接するプレディクションユニット、C、D、E は復号化対象プレディクションユニットに対してそれぞれ右上、左上、左下に隣接するプレディクションユニットを示している。また、図 1 1 は復号化対象プレディクションユニットに対して、既に復号化済みの参照フレームにおけるプレディクションユニットの位置を示している。図中の C o l は、参照フレーム内であって復号化対象プレディクションユニットと同一位置にあるプレディクションユニットを示している。図 1 2 は、複数の予測動き情報候補 2 7 5 5 のブロック位置とインデックス M v p i d x の関係を示すリストの一例を示す。M v p i d x が 0 ~ 2 は空間方向に位置する予測動き情報候補 2 7 5 5、M v p i d x が 3 は時間方向に位置する測動きベクトル候補 2 7 5 5 をそれぞれ示している。プレディクションユニット位置 A は図 1 0 に示される A X の内、インター予測である、つまり参照動き情報 2 5 5 8 を有するプレディクションユニットであって、X の値が最も小さい位置をプレディクションユニット位置 A とする。また、プレディクションユニット位置 B は図 1 0 に示される B Y の内、インター予測である、つまり参照動き情報 2 5 5 8 を有するプレディクションユニットであって、Y の値が最も小さい位置をプレディクションユニット位置 A とする。プレディクションユニット位置 C がインター予測ではない場合、プレディクションユニット位置 D の参照動き情報 2 5 5 8 をプレディクションユニット位置 C の参照動き情報 2 5 5 8 として置き換える。プレディクションユニット位置 C 及び D がインター予測ではない場合、プレディクションユニット位置 E の参照動き情報 2 5 5 8 をプレディクションユニット位置 C の参照動き情報 2 5 5 8 として置き換える。

20

30

40

## 【 0 0 9 6 】

復号化対象プレディクションユニットのサイズが最小プレディクションユニットより大きい場合には、プレディクションユニット位置 C o l は、複数の参照動き情報 2 5 5 8 を時間方向参照動き情報メモリ 2 5 0 7 に保持している可能性がある。この場合、参照位置情報 2 5 6 0 に従って位置 C o l のプレディクションユニット中の参照動き情報 2 5 5 8 を取得する。以降、位置 C o l のプレディクションユニット中の参照動き情報 2 5 5 8 の取得位置を参照動き情報取得位置と称する。図 1 3 A ~ F は、参照位置情報 2 5 6 0 が位置 C o l のプレディクションユニットの中心を示す場合の参照動き情報取得位置の一例を復号化対象プレディクションユニットのサイズ ( 3 2 x 3 2 ~ 1 6 x 1 6 ) 毎に示す。図中のブロックはそれぞれ 4 x 4 プレディクションユニットを示し、丸印は予測動き情報候

50

補 2 7 5 5 として取得する 4 × 4 プレディクションユニットの位置を示している。参照動き情報取得位置の別の一例を図 1 4 A ~ F に示す。図 1 4 A ~ F において、丸印の位置は 4 × 4 プレディクションユニットが存在しないため、丸印に隣接する 4 つの × 4 プレディクションユニットにおける参照動き情報 2 5 5 8 の平均値やメディアン値といった予め定められた方式で、予測動き情報候補 2 7 5 5 を生成する。参照動き情報取得位置の更に別の一例として、位置 C o 1 のプレディクションユニットの左上端に位置する 4 × 4 プレディクションユニットの参照動き情報 2 5 5 8 を予測動き情報候補 2 7 5 5 としても構わない。上記の例以外に置いても、予め定められた方式であれば、いずれの位置及び方式を用いて予測動き情報候補 2 7 5 5 を生成しても構わない。

【 0 0 9 7 】

10

なお、参照動き情報 2 5 5 8 が存在しない場合、ゼロベクトルを有する動き情報 2 5 5 9 を、予測動き情報候補 2 7 5 5 として出力する。

【 0 0 9 8 】

以上により、少なくとも一つ以上の予測動き情報候補 2 7 5 5 が参照動きブロックから出力される。上記の予測動き情報候補 2 7 5 5 が有する参照フレーム番号と復号化対象プレディクションユニットの参照フレーム番号が異なる場合、予測動き情報候補 2 7 5 5 を予測動き情報候補 2 7 5 5 が有する参照フレーム番号と復号化対象プレディクションユニットの参照フレーム番号に従ってスケールリングしても構わない。予測動き情報選択スイッチ 2 7 0 5 は、複数の予測動き情報候補 2 7 5 5 から予測動き情報位置 2 7 5 4 に従って一つを選択し、予測動き情報 9 5 2 を出力する。

20

【 0 0 9 9 】

逆量子化部 2 5 0 2 は、エントロピー復号化部 2 5 0 1 からの量子化変換係数 2 5 5 1 に逆量子化を行って、復元変換係数 2 5 5 2 を得る。具体的には、逆量子化部 2 5 0 2 は、エントロピー復号化部 2 5 0 1 によって復号化された量子化に関する情報に従って逆量子化を行う。逆量子化部 2 5 0 2 は、復元変換係数 2 5 5 2 を逆直交変換部 2 5 0 3 に出力する。

【 0 1 0 0 】

逆直交変換部 2 5 0 3 は、逆量子化部 2 5 0 2 からの復元変換係数 2 5 5 2 に対して、符号化側において行われた直交変換に対応する逆直交変換を行い、復元予測誤差信号 2 5 5 3 を得る。逆直交変換部 2 5 0 3 は、復元予測誤差信号 2 5 5 3 を加算部 2 5 0 4 に入力する。

30

【 0 1 0 1 】

加算部 2 5 0 4 は、復元予測誤差信号 2 5 5 3 と、対応する予測画像信号 2 5 5 6 とを加算し、復号画像信号 2 5 5 4 を生成する。復号画像信号 2 5 5 4 は、図示されないデブロッキングフィルタやウィナーフィルタなどを施し、出力画像のために出力バッファ 2 5 1 1 に一時的に蓄積されると共に、参照画像信号 2 5 5 5 のために参照画像メモリ 2 5 0 5 にも保存される。参照画像メモリ 2 5 0 5 に保存された復号画像信号 2 5 5 4 は、参照画像信号 2 5 5 5 としインター予測部 2 5 0 6 によって必要に応じてフレーム単位またはフィールド単位で参照される。出力バッファ 2 5 1 1 に一時的に蓄積された復号画像信号 2 5 5 4 は、復号化制御部 2 5 1 0 によって管理される出力タイミングに従って出力される。

40

【 0 1 0 2 】

インター予測部 2 5 0 6 は、参照画像メモリ 2 5 0 5 に保存されている参照画像信号 2 5 5 5 を利用してインター予測を行う。具体的には、インター予測部 2 5 0 6 は、予測対象ブロックと参照画像信号 2 5 5 5 との間の動きのズレ量（動きベクトル）を含む動き情報 2 5 5 9 をエントロピー復号化部 2 5 0 1 から取得し、この動きベクトルに基づいて補間処理（動き補償）を行ってインター予測画像を生成する。インター予測画像の生成に関しては、第一の実施形態と同一であるので、説明を省略する。

【 0 1 0 3 】

復号化制御部 2 5 1 0 は、図 2 5 の動画像復号化装置の各要素を制御する。具体的には

50



、復号化制御部 2510 は、後述する参照位置情報 2560 をエントロピー復号化部 2501 に出力したり、上述の動作を含む復号化処理のための種々の制御を行う。

【0104】

<スキップモード、マージモード、インターモードの説明>

本実施形態に係る画像復号化装置 2500 は、図 8 に示す復号化処理の異なる複数の予測モードを使用する。図中のスキップモードは後述する予測動き情報位置 2754 に関するシンタクスのみを復号化し、その他のシンタクスは復号化しないモードである。マージモードは予測動き情報位置 2754 に関するシンタクス、変換係数情報 2551 のみを復号化し、その他のシンタクスは復号化しないモードである。インターモードは、予測動き情報位置 2754 に関するシンタクス、後述する差分動き情報 2753、変換係数情報 2551 を復号化するモードである。これらのモードは復号化制御部 2510 が制御する予測情報 2571 によって切り替えられる。

10

【0105】

また、図 25 の動画像復号化装置は、図 28 説明したシンタクスと同一または類似のシンタクスを利用するのでその詳細な説明を省略する。

【0106】

<動き情報圧縮部 2508 の詳細>

次に、動き情報圧縮部 2508 について図 16 に示すフローチャートを用いて説明する。動き情報圧縮部 2508 は、フレーム（もしくはスライス、コーディングユニットなど任意の単位）の復号化処理が終了した際に、動き情報 2559 を圧縮して時間方向参照動き情報メモリ 502 に動き情報 2559 を格納する。

20

【0107】

まず、復号化制御部 2510 から参照位置情報 2560 を取得し（ステップ S1601）、フレームを動き情報 2559 の圧縮単位である動き情報圧縮ブロックに分割する（ステップ S1602）。動き情報圧縮ブロックは、動き補償処理により動き情報 2559 が保持される単位（典型的には  $4 \times 4$  画素ブロック）より大きい画素ブロックであり、典型的には  $16 \times 16$  画素ブロックである。動き情報圧縮ブロックは  $32 \times 32$  画素ブロックや  $8 \times 8$  画素ブロック、長方形画素ブロック、任意の形状の画素領域であっても構わない。

【0108】

30

次に、参照位置情報 2560 に従って代表動き情報位置を生成する（ステップ S1603）。代表動き情報位置を生成する一例として、動き情報圧縮ブロックが  $16 \times 16$  画素ブロックの場合、図 13D、図 14D、図 17D にそれぞれ示されるプレディクションユニットのサイズが  $16 \times 16$  の場合の参照動き情報取得位置を代表動き情報位置とする。次に、生成した代表動き情報位置の参照動き情報 2558 を代表動き情報に設定し（ステップ S1605）、当該代表動き情報を時間方向参照動き情報メモリに格納する（ステップ S1606）。上記のステップ S1604 ~ S1605 をすべての動き情報圧縮ブロックに対して実行する。

【0109】

動き情報 2559 が保持される単位を  $M \times M$  ブロック、動き情報圧縮ブロックのサイズを  $N \times N$ （ $N$  は  $M$  の倍数）とすると、上記動き情報圧縮処理を実行することにより、参照動き情報メモリの容量を  $(M \times M) / (N \times N)$  に削減することが可能となる。

40

【0110】

<代表動き情報位置の別の実施形態>

代表動き情報位置を生成する別の例として、複数の参照動き情報取得位置の中心位置を代表動き情報位置としても構わない。図 18A 及び図 18B はサイズが  $16 \times 16$  である動き圧縮ブロック毎の代表動き情報位置を示している。図 18A は、参照動き情報取得位置が図 13D に示される位置である場合の代表動き情報位置、同様に図 18B は、参照動き情報取得位置が図 17D に示される位置である場合の代表動き情報位置をそれぞれ示している。図 18A 及び図 18B 中の丸印は、プレディクションユニットが  $16 \times 16$  であ

50

る際の、参照動き情報取得位置を示しており、4点の参照動き情報取得位置の中心位置にバツ印で示される代表動き情報位置を配置している。

#### 【0111】

代表動き情報位置を生成する更に別の例として、複数のプレディクションユニットのサイズ毎の参照動き情報取得位置を参照位置情報2560として有し、複数の参照動き情報取得位置から代表動き情報位置を生成しても構わない。図19は、ツリーブロックが64×64画素ブロックである場合の、プレディクションユニットのサイズが16×16以上の各サイズにおけるプレディクションユニットの中心（参照動き情報取得位置）をそれぞれ示している。

#### 【0112】

代表動き情報位置を生成する別の一例として、代表動き情報位置は動き情報圧縮ブロック毎に配置される参照動き情報取得位置を用いて設定されても構わない。図20Aは、動き情報圧縮ブロック毎の複数の参照動き情報取得位置の重心を代表動き情報位置と設定した場合の例を示す。重心位置が4×4ブロックの位置と一致しない場合には、最近傍の4×4ブロックを代表動き情報位置としてもよいし、共一次内挿法などの内挿法を用いて重心位置の参照動きベクトル166を生成しても構わない。

#### 【0113】

また、図20Bは動き情報圧縮ブロック毎に複数の参照動き情報取得位置のいずれかを選択し、代表動き情報位置と設定した場合の例を示す。

#### 【0114】

更に、図21A、Bにツリーブロック内で各動き情報圧縮ブロックで参照動き情報取得位置を同一にした場合の例を更に示す。全ての動き情報圧縮ブロック内で同一の代表動き情報位置であるため、ツリーブロック内の位置に応じて、代表動き情報位置を切り替える必要はない。また、代表動き情報位置は図21A、B以外にも、動き情報圧縮ブロック内の左上端や右上端等いずれの位置にあっても構わない。

#### 【0115】

代表動き情報位置を生成する一例、動き情報圧縮ブロック内の4×4ブロック位置をZスキャン順で示すBlock Indexを用いて代表動き情報位置を示しても構わない。動き情報圧縮ブロックのサイズが16×16である場合に、図21Aに示される代表動き情報位置はBlock Index = 12の位置に相当する。また、図21Bに示される代表動き情報位置はBlock Index = 15の位置に相当する。

#### 【0116】

動き情報圧縮処理における別の一例として、参照フレーム番号に関するメモリ容量を削減するために、動き情報圧縮処理に参照フレーム番号を含めても構わない。この場合、代表動き情報位置に保持される参照フレーム番号を参照フレーム番号に関するメモリ容量に格納する。従って、図5に示される空間方向参照動き情報メモリ501及び空間方向参照動き情報メモリ502は動きベクトル情報に追加して参照フレーム番号を格納する。

#### 【0117】

動き情報圧縮処理における更に別の一例として、動き情報圧縮処理に参照フレーム番号を含めない場合に、代表動き情報位置にある動き情報内の動きベクトル情報を、参照フレーム番号を用いてスケーリング処理を施して、動き情報メモリ110に格納しても構わない。スケーリング処理の典型例として、参照フレーム番号ゼロを基準とした線形スケーリング処理がある。これは、参照フレーム番号がゼロ以外の値である場合に、動きベクトル情報が参照フレーム番号ゼロに対応する参照フレームを参照するように線形スケーリング処理するものである。上述のスケーリング処理の基準は参照フレーム番号がゼロ以外の値であっても構わない。上述の線形スケーリング処理を行う場合に除算が発生する場合には、予め除算処理をテーブル化しておき、都度テーブルを引くことで上記除算を実現しても構わない。

#### 【0118】

動き情報圧縮ブロックのサイズが16×16ブロック以外の場合、上述と同様の処理を

10

20

30

40

50

用いて代表動き情報位置を生成する。一例では、動き情報圧縮ブロックのサイズが  $64 \times 64$  の場合、プレディクションユニットのサイズが  $64 \times 64$  における参照動き情報取得位置を代表動き情報位置とする。更に別の一例では、図 2 1 A、図 2 1 B 等で示される動き情報圧縮ブロックのサイズが  $16 \times 16$  ブロックにおける代表動き情報位置を、動き情報圧縮ブロックのサイズに従って水平方向及び垂直方向でスケーリングした位置を代表動き情報位置としても構わない。

#### 【0119】

代表動き情報位置が、ピクチャやスライスの外であるとして参照動き情報が存在しない場合には、動き情報圧縮ブロックの左上端といった動き情報圧縮ブロック内で参照動き情報が取得可能な位置を新しい代表動き情報位置として置き換えても構わない。また、代表動き情報位置がイントラ予測が適用された領域であって、参照動き情報が存在しない場合にも同様の処理を実行して、新しい代表動き情報位置として置き換えても構わない。

10

#### 【0120】

以下、各実施形態の変形例を列挙して紹介する。

第 1 及び第 2 の実施形態において、フレームを  $16 \times 16$  画素サイズなどの矩形ブロックに分割し、画面左上のブロックから右下に向かって順に符号化／復号化を行う例について説明している（図 2 A を参照）。しかしながら、符号化順序及び復号化順序はこの例に限定されない。例えば、右下から左上に向かって順に符号化及び復号化が行われてもよいし、画面中央から画面端に向かって渦巻を描くように符号化及び復号化が行われてもよい。さらに、右上から左下に向かって順に符号化及び復号化が行われてもよいし、画面端から画面中央に向かって渦巻を描くように符号化及び復号化が行われてもよい。

20

#### 【0121】

第 1 及び第 2 の実施形態において、 $4 \times 4$  画素ブロック、 $8 \times 8$  画素ブロック、 $16 \times 16$  画素ブロックなどの予測対象ブロックサイズを例示して説明を行ったが、予測対象ブロックは均一なブロック形状でなくてもよい。例えば、予測対象ブロック（プレディクションユニット）サイズは、 $16 \times 8$  画素ブロック、 $8 \times 16$  画素ブロック、 $8 \times 4$  画素ブロック、 $4 \times 8$  画素ブロックなどであってもよい。また、1 つのコーディングツリーユニット内で全てのブロックサイズを統一させる必要はなく、複数の異なるブロックサイズを混在させてもよい。1 つのコーディングツリーユニット内で複数の異なるブロックサイズを混在させる場合、分割数の増加に伴って分割情報を符号化または復号化するための符号量も増加する。そこで、分割情報の符号量と局部復号画像または復号画像の品質との間のバランスを考慮して、ブロックサイズを選択することが望ましい。

30

#### 【0122】

第 1 及び第 2 の実施形態において、簡単化のために、輝度信号と色差信号とを区別せず、色信号成分に関して包括的な説明を記述した。しかしながら、予測処理が輝度信号と色差信号との間で異なる場合には、同一または異なる予測方法が用いられてよい。輝度信号と色差信号との間で異なる予測方法が用いられるならば、色差信号に対して選択した予測方法を輝度信号と同様の方法で符号化または復号化できる。

#### 【0123】

第 1 及び第 2 の実施形態において、簡単化のために、輝度信号と色差信号とを区別せず、色信号成分に関して包括的な説明を記述した。しかしながら、直交変換処理が輝度信号と色差信号との間で異なる場合には、同一または異なる直交変換方法が用いられてよい。輝度信号と色差信号との間で異なる直交変換方法が用いられるならば、色差信号に対して選択した直交変換方法を輝度信号と同様の方法で符号化または復号化できる。

40

#### 【0124】

第 1 及び第 2 までの実施形態において、シンタクス構成に示す表の行間には、実施形態で規定していないシンタクス要素が挿入されることも可能であるし、それ以外の条件分岐に関する記述が含まれていても構わない。或いは、シンタクステーブルを複数のテーブルに分割、統合することも可能である。また、必ずしも同一の用語を用いる必要は無く、利用する形態によって任意に変更しても構わない。

50

## 【0125】

以上説明したように、各実施形態は、ハードウェア実装及びソフトウェア実装における困難性を緩和しつつ、高効率な直交変換及び逆直交変換を実現することができる。故に、各実施形態によれば、符号化効率が向上し、ひいては主観画質も向上する。

## 【0126】

また、上述の実施形態の中で示した処理手順に示された指示は、ソフトウェアであるプログラムに基づいて実行されることが可能である。汎用の計算機システムが、このプログラムを予め記憶しておき、このプログラムを読み込むことにより、上述した実施形態の動画像符号化装置及び動画像復号化装置による効果と同様な効果を得ることも可能である。上述の実施形態で記述された指示は、コンピュータに実行させることのできるプログラムとして、磁気ディスク（フレキシブルディスク、ハードディスクなど）、光ディスク（CD-ROM、CD-R、CD-RW、DVD-ROM、DVD±R、DVD±RWなど）、半導体メモリ、またはこれに類する記録媒体に記録される。コンピュータまたは組み込みシステムが読み取り可能な記録媒体であれば、その記憶形式は何れの形態であってもよい。コンピュータは、この記録媒体からプログラムを読み込み、このプログラムに基づいてプログラムに記述されている指示をCPUで実行させれば、上述した実施形態の動画像符号化装置及び動画像復号化装置と同様な動作を実現することができる。もちろん、コンピュータがプログラムを取得する場合または読み込む場合はネットワークを通じて取得または読み込んでよい。

また、記録媒体からコンピュータや組み込みシステムにインストールされたプログラムの指示に基づきコンピュータ上で稼働しているOS（オペレーティングシステム）や、データベース管理ソフト、ネットワーク等のMW（ミドルウェア）等が本実施形態を実現するための各処理の一部を実行してもよい。

さらに、本願発明の実施形態における記録媒体は、コンピュータあるいは組み込みシステムと独立した媒体に限らず、LANやインターネット等により伝達されたプログラムをダウンロードして記憶または一時記憶した記録媒体も含まれる。また、上記各実施形態の処理を実現するプログラムを、インターネットなどのネットワークに接続されたコンピュータ（サーバ）上に格納し、ネットワーク経由でコンピュータ（クライアント）にダウンロードさせてもよい。

また、記録媒体は1つに限られず、複数の媒体から本実施形態における処理が実行される場合も、本発明の実施形態における記録媒体に含まれ、媒体の構成は何れの構成であってもよい。

## 【0127】

なお、本願発明の実施形態におけるコンピュータまたは組み込みシステムは、記録媒体に記憶されたプログラムに基づき、本実施形態における各処理を実行するためのものであって、パソコン、マイコン等の1つからなる装置、複数の装置がネットワーク接続されたシステム等の何れの構成であってもよい。

また、本願発明の実施形態におけるコンピュータとは、パソコンに限らず、情報処理機器に含まれる演算処理装置、マイコン等も含み、プログラムによって本発明の実施形態における機能を実現することが可能な機器、装置を総称している。

## 【0128】

本発明のいくつかの実施形態を説明したが、これらの実施形態は、例として提示したものであり、発明の範囲を限定することは意図していない。これら新規な実施形態は、その他の様々な形態で実施されることが可能であり、発明の要旨を逸脱しない範囲で、種々の省略、置き換え、変更を行うことができる。これら実施形態やその変形は、発明の範囲や要旨に含まれるとともに、特許請求の範囲に記載された発明とその均等の範囲に含まれる。

## 【符号の説明】

## 【0129】

100...画像符号化装置、101...減算部、102...直交変換部、103...量子化部、1

10

20

30

40

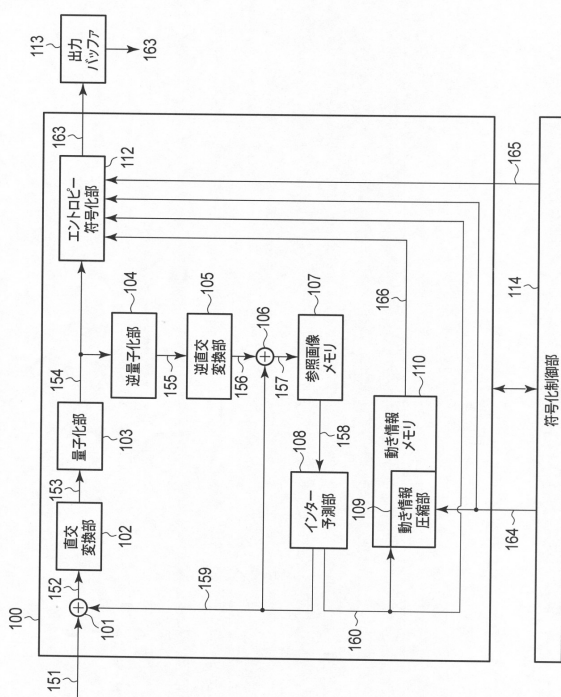
50

04、2502...逆量子化部、105、2503...逆直交変換部、106、2504、2706...加算部、107、2505...参照画像メモリ、108、2506...インター予測部、109...動き情報圧縮部、110...動き情報メモリ、112...エントロピー符号化部、113...出力バッファ、114...符号化制御部、401...パラメータ符号化部、402...変換係数符号化部、403...動き情報符号化部、404...多重化部、901...参照動きベクトル取得部、902...予測動きベクトル選択スイッチ、903...減算部、904...差分動き情報符号化部、905...予測動き情報位置符号化部、906...多重化部、2500...動画復号化装置、2501...エントロピー復号化部、2507...参照動き情報メモリ、2508...参照動き情報圧縮部、2510...復号化制御部、2601、2701...分離部、2602...パラメータ復号化部、2603...変換係数復号化部、2604...動き情報復号化部、2702...差分動き情報復号化部、2503...予測動き情報位置復号化部、2704...参照動き情報取得部、2705...予測動き情報選択スイッチ。

10

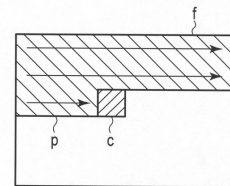
【図1】

図1



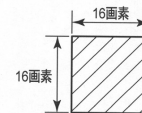
【図2A】

図2A



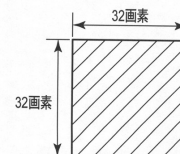
【図2B】

図2B



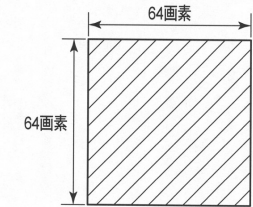
【図2C】

図2C



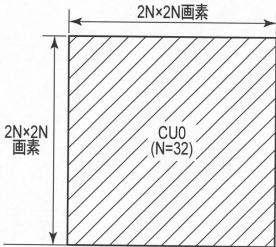
【図 2 D】

図 2D



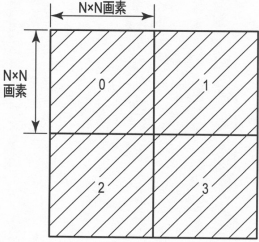
【図 3 A】

図 3A



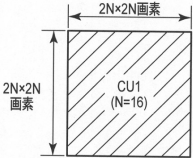
【図 3 B】

図 3B



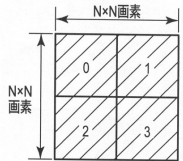
【図 3 C】

図 3C



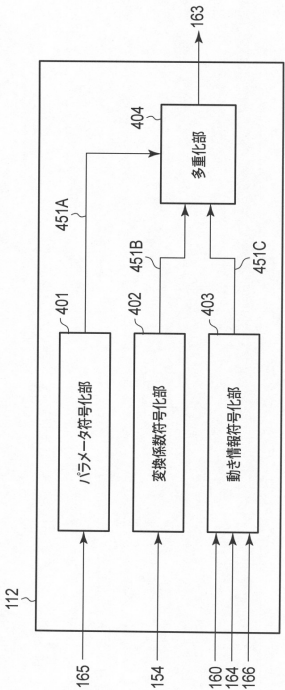
【図 3 D】

図 3D



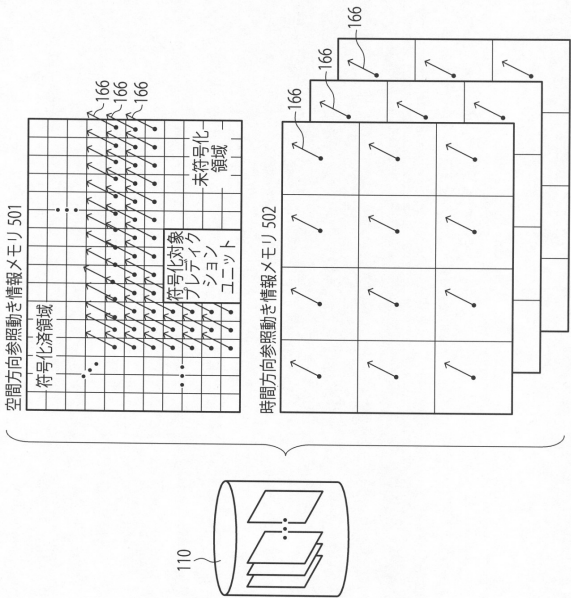
【図 4】

図 4



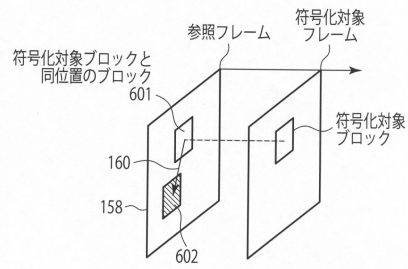
【図 5】

図 5



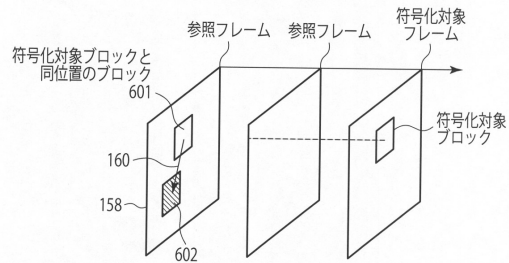
## 【図 6 A】

図 6A



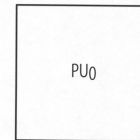
## 【図 6 B】

図 6B



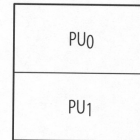
## 【図 7 A】

図 7A



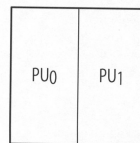
## 【図 7 B】

図 7B



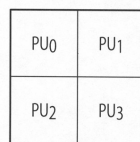
## 【図 7 C】

図 7C



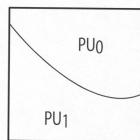
## 【図 7 D】

図 7D



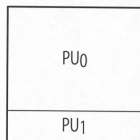
## 【図 7 G】

図 7G



## 【図 7 E】

図 7E



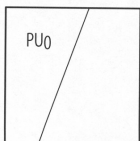
## 【図 8】

図 8

	予測動き情報 位置符号化	差分動き情報 符号化	変換係数 符号化
スキップモード	あり	なし	なし
マージモード	あり	なし	あり
インターモード	あり	あり	あり

## 【図 7 F】

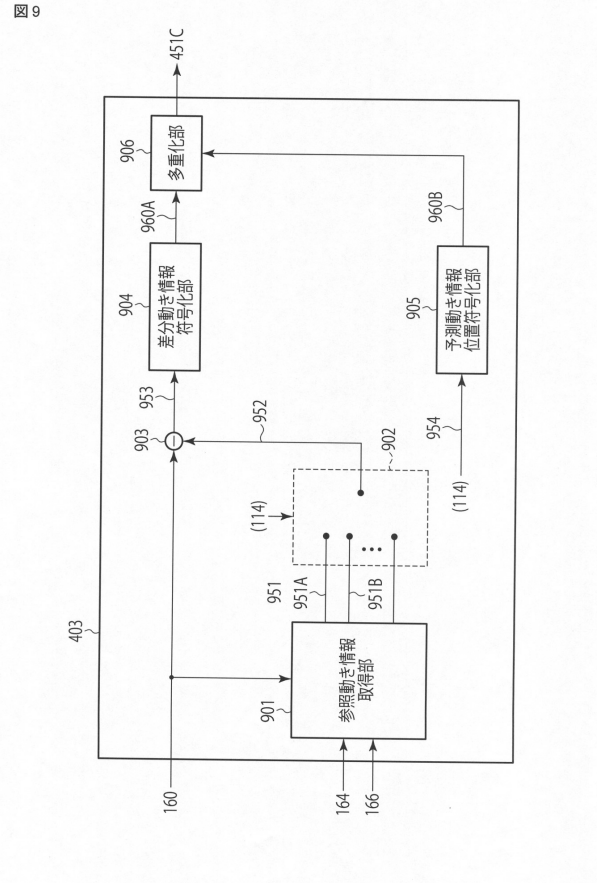
図 7F





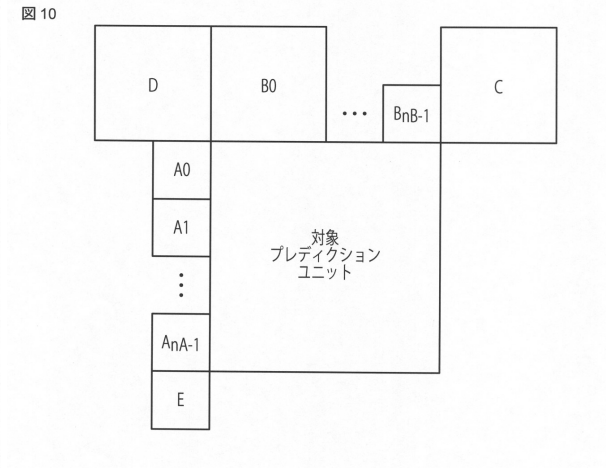
【図 9】

図 9



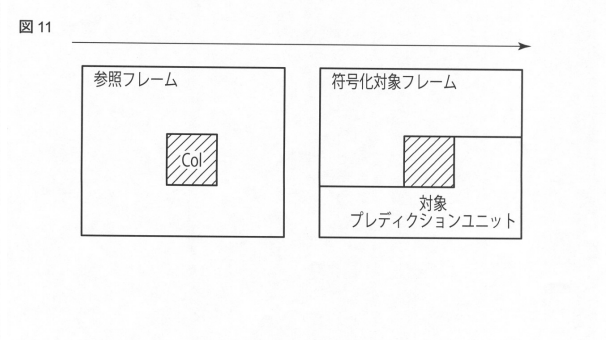
【図 10】

図 10



【図 11】

図 11



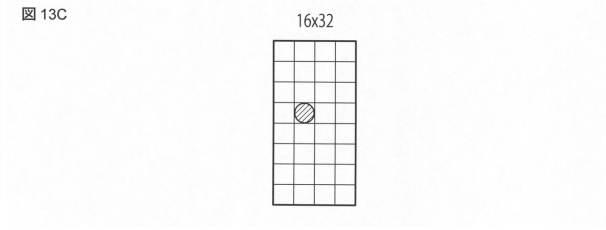
【図 12】

図 12

Mvpidx	ブロック位置
0	A
1	B
2	C
3	Col

【図 13 C】

図 13C

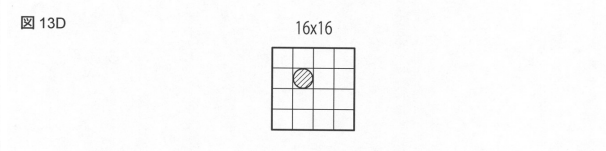
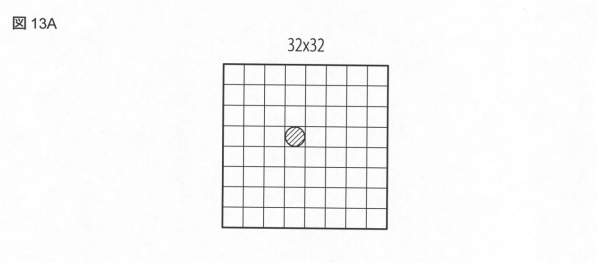


【図 13 A】

図 13A

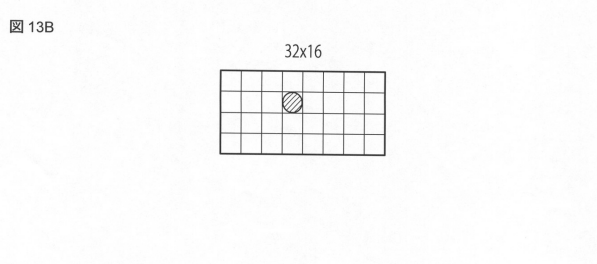
【図 13 D】

図 13D



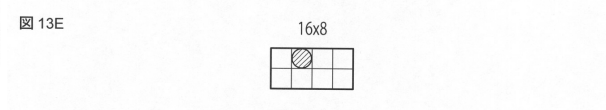
【図 13 B】

図 13B



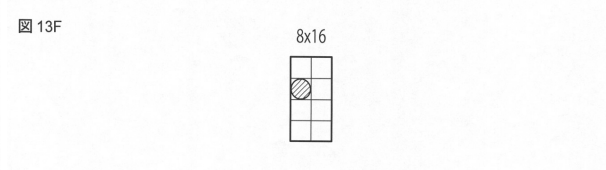
【図 13 E】

図 13E



【図 13 F】

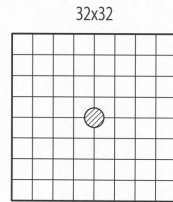
図 13F





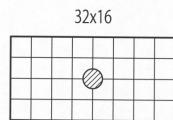
## 【図 14 A】

図 14A



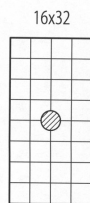
## 【図 14 B】

図 14B



## 【図 14 C】

図 14C



## 【図 14 D】

図 14D



## 【図 14 E】

図 14E



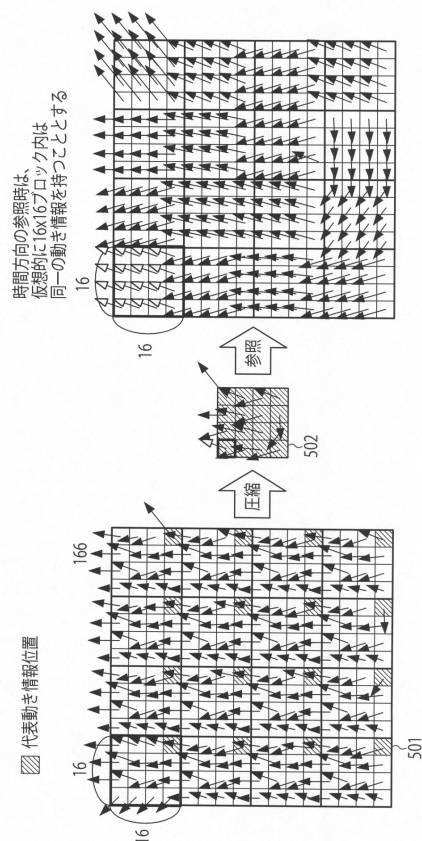
## 【図 14 F】

図 14F



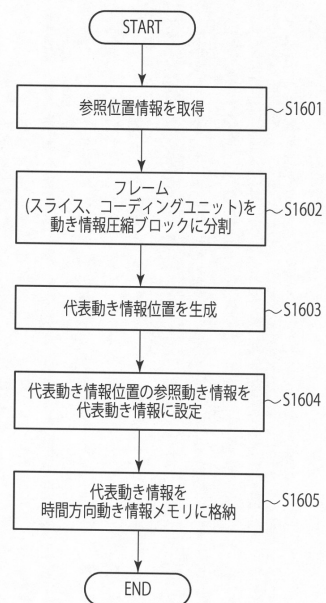
## 【図 15】

図 15



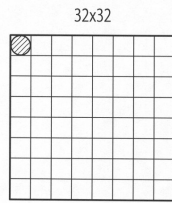
## 【図 16】

図 16



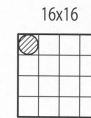
## 【図 17 A】

図 17A



## 【図 17 D】

図 17D



## 【図 17 E】

図 17E



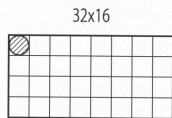
## 【図 17 F】

図 17F



## 【図 17 B】

図 17B



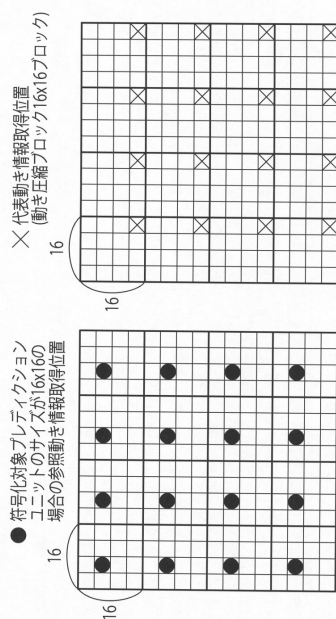
## 【図 17 C】

図 17C



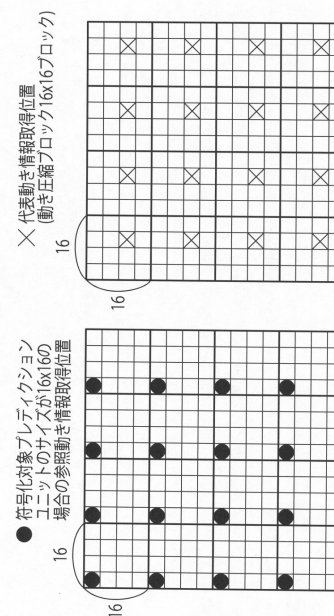
## 【図 18 A】

図 18A



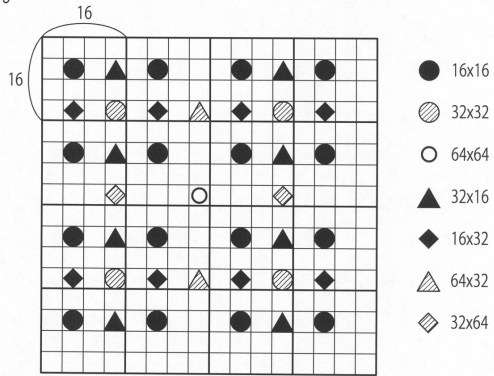
## 【図 18 B】

図 18B



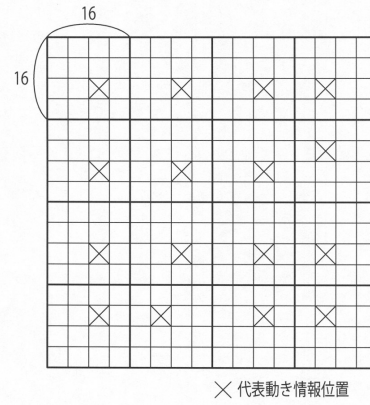
【図 19】

図 19



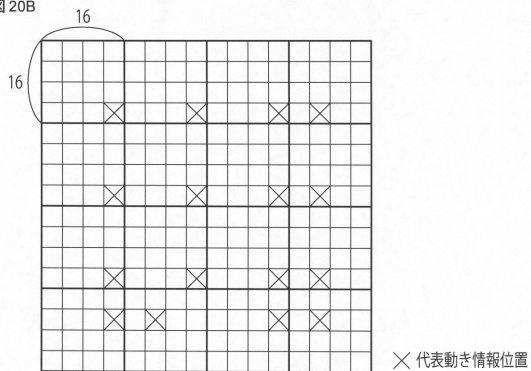
【図 20 A】

図 20A



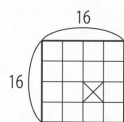
【図 20 B】

図 20B



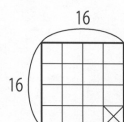
【図 21 A】

図 21A



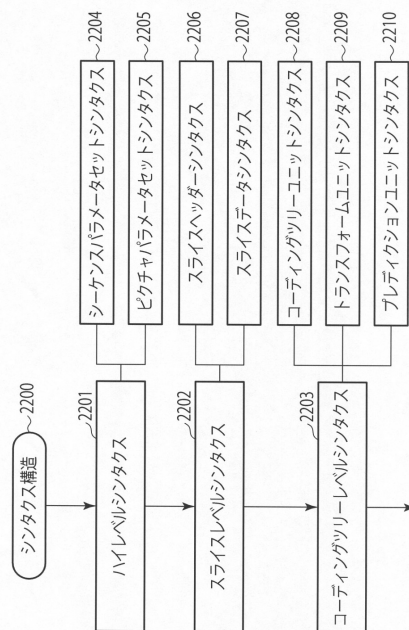
【図 21 B】

図 21B



【図 22】

図 22



## 【図 23 A】

図 23A

```

seq parameter set rbsp() {
  .....
  motion_vector_buffer_comp_flag
  if (motion_vector_buffer_comp_flag)
    motion_vector_buffer_comp_ratio_log2
  rbsp trailing bits()
}

```

## 【図 23 B】

図 23B

```

seq parameter set rbsp() {
  .....
  motion_vector_buffer_comp_flag
  if (motion_vector_buffer_comp_flag){
    motion_vector_buffer_comp_ratio_log2
    motion_vector_buffer_comp_position
  }
  rbsp trailing bits()
}

```

## 【図 24】

図 24

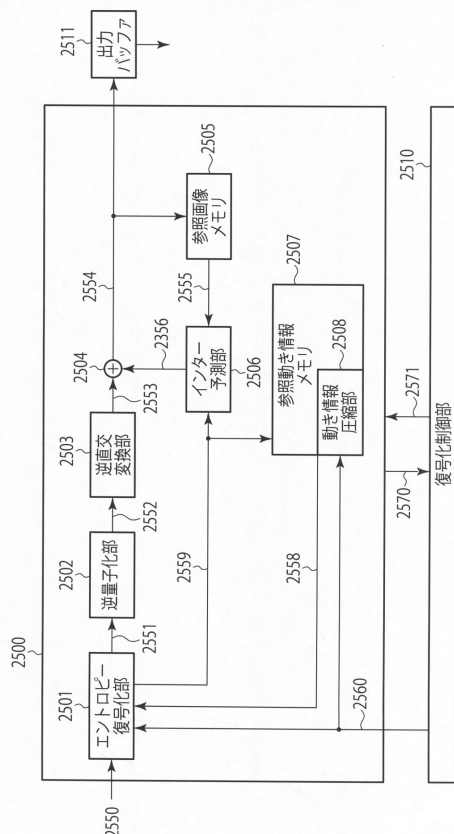
```

prediction unit( x0, y0, log2PUWidth, log2PUHeight ) {
  if( skip flag[ x0 ][ y0 ] ) {
    if( NumMVPcand( L0 ) > 1 )
      mvp idx 10[ x0 ][ y0 ]
    if( NumMVPcand( L1 ) > 1 )
      mvp idx 11[ x0 ][ y0 ]
  } else if( PredMode == MODE INTRA ) {
    /* MODE INTRA */
    ...
  } else /* MODE MERGE, MODE INTER */
    if( NumMergeCandidates > 0 )
      merge flag[ x0 ][ y0 ]
    if( merge flag[ x0 ][ y0 ] && NumMergeCandidates > 1 )
      merge idx[ x0 ][ y0 ]
  } else {
    /* MODE INTER */
    if( slice type == B )
      inter pred idc[ x0 ][ y0 ]
    if( inter pred idc[ x0 ][ y0 ] != pred L1 {
      if( num ref idx 10 active minus1 > 0 )
        ref idx 10[ x0 ][ y0 ]
        mvd 10[ x0 ][ y0 ][ 0 ]
        mvd 10[ x0 ][ y0 ][ 1 ]
      if( NumMVPcand( L0 ) > 1 )
        mvd 10[ x0 ][ y0 ]
    }
    if( inter pred idc[ x0 ][ y0 ] != pred L0 {
      if( num ref idx 11 active minus1 > 0 )
        ref idx 11[ x0 ][ y0 ]
        mvd 11[ x0 ][ y0 ][ 0 ]
        mvd 11[ x0 ][ y0 ][ 1 ]
      if( NumMVPcand( L1 ) > 1 )
        mvd 11[ x0 ][ y0 ]
    }
  }
}
}
}
}

```

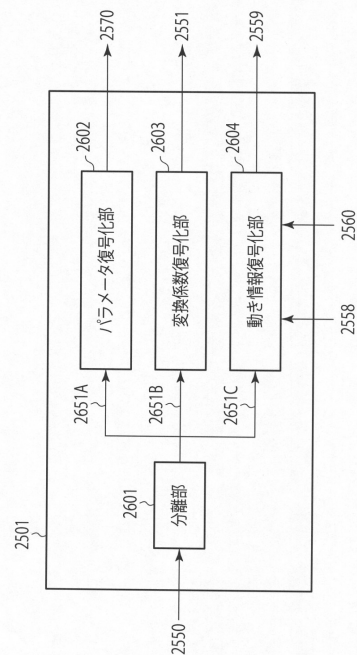
## 【図 25】

図 25



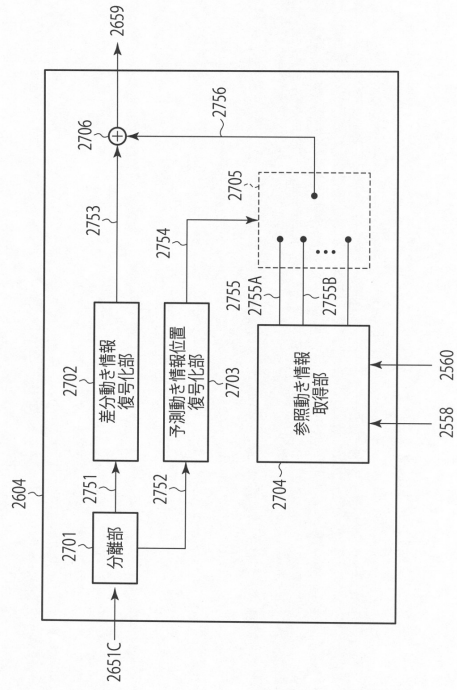
## 【図 26】

図 26



## 【図 27】

図 27



## フロントページの続き

- (72)発明者 塩寺 太一郎  
東京都港区芝浦一丁目1番1号 株式会社東芝内
- (72)発明者 谷沢 昭行  
東京都港区芝浦一丁目1番1号 株式会社東芝内
- (72)発明者 山影 朋夫  
東京都港区芝浦一丁目1番1号 株式会社東芝内
- (72)発明者 中條 健  
東京都港区芝浦一丁目1番1号 株式会社東芝内

審査官 岩井 健二

- (56)参考文献 特開2013-009302(JP,A)  
特開2012-186760(JP,A)  
国際公開第2012/119776(WO,A1)  
国際公開第2011/019247(WO,A2)  
Takeshi Chujoh, Akiyuki Tanizawa and Tomoo Yamakage, Description of video coding technology proposal by TOSHIBA, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 1st Meeting: Dresden, DE, 2010年 4月, JCTVC-A117r1, pp.1-6  
Yeping Su and Andrew Segall, CE9: Reduced resolution storage of motion vector data, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 4th Meeting: Daegu, KR, 2011年 1月, JCTVC-D072, pp.1-3  
J. Jung and G. Clare, Temporal MV predictor modification for MV-Comp, Skip, Direct and Merge schemes, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 4th Meeting: Daegu, KR, 2011年 1月, JCTVC-D164, pp.1-5  
Akira Fujibayashi and Frank Bossen, CE9 3.2d Simplified Motion vector prediction, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 4th Meeting: Daegu, Korea, 2011年 1月, JCTVC-D231, pp.1-5  
Taichiro Shiodera et al., Modified motion vector memory compression, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 5th Meeting: Geneva, CH, 2011年 3月, JCTVC-E211\_r1, pp.1-7  
Edouard FRANCOIS et al., On memory compression for motion vector prediction, Joint Collaborative Team on Video Coding (JCT-VC) of ITU-T SG16 WP3 and ISO/IEC JTC1/SC29/WG11, 5th Meeting: Geneva, CH, 2011年 3月, JCTVC-E221\_r1, pp.1-11

- (58)調査した分野(Int.Cl., DB名)

H04N 19/00 - 19/98