# (19) **日本国特許庁(JP)**

# (12) 公 開 特 許 公 報(A)

(11)特許出願公開番号

特開2004-22182 (P2004-22182A)

(43) 公開日 平成16年1月22日(2004.1.22)

(51) Int.C1.<sup>7</sup>

FI

テーマコード (参考)

HO5B 33/02 HO5B 33/14 HO5B 33/02

3K007

HO5B 33/14 A

審査請求 未請求 請求項の数 6 OL (全 14 頁)

(21) 出願番号 (22) 出願日 特願2002-171204 (P2002-171204) 平成14年6月12日 (2002.6.12) (71) 出願人 000002897

大日本印刷株式会社

東京都新宿区市谷加賀町一丁目1番1号

(74)代理人 100111659

弁理士 金山 聡

(72) 発明者 伊藤 信行

東京都新宿区市谷加賀町一丁目1番1号

大日本印刷株式会社内

Fターム(参考) 3K007 AB03 CA00 DB03

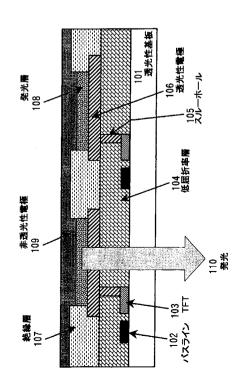
### (54) 【発明の名称】表示装置および電子機器

# (57)【要約】

【課題】信頼性が高く実用的であるボトムエミッション 構造のアクディブマトリクス方式で、光取り出し効率を 向上させて、発光効率を増大させ、消費電力を低下させ た、有機EL素子表示装置を提供する。同時に、そのよ うな有機EL素子表示装置を搭載した機器を提供する。

【解決手段】透光性基板上に、能動素子とこれに接続された透明電極及び発光層と非透光性の対向電極を備えた画素部を二次元的に配設した、アクティブ駆動型自発光表示装置であって、前記各画素部の能動素子と透明電極との間に設けられる絶縁層が、低屈折率体から成る。

【選択図】 図1



#### 【特許請求の範囲】

## 【請求項1】

透光性基板上に、能動素子とこれに接続された透明電極及び発光層と非透光性の対向電極を備えた画素部を二次元的に配設した、アクティブ駆動型自発光表示装置であって、前記各画素部の能動素子と透明電極との間に設けられる絶縁層が、低屈折率体から成ることを特徴とする表示装置。

#### 【請求項2】

透光性基板上に、能動素子とこれに接続された透明電極及び発光層と非透光性の対向電極を備えた画素部を二次元的に配設した、アクティブ駆動型自発光表示装置であって、能動素子と透明電極との間に設けられる絶縁層が、低屈折率体を含む積層体であって、透明電極と前記低屈折率体が接触するように配設されていることを特徴とする表示装置。

#### 【請求項3】

請求項1ないし2において、前記低屈折率体にはスルーホールが形成され、該スルーホールを通じて能動素子と透明電極とが電気的に接続していることを特徴とする表示装置。

#### 【請求項4】

請求項3において、前記低屈折率体の屈折率が1. 003~1. 3000であることを特徴とする表示装置。

#### 【請求項5】

請求項1ないし4において、前記アクティブ駆動型自発光表示装置が、多結晶シリコンTFT駆動有機EL、あるいは、連続粒界シリコンTFT駆動有機ELであることを特徴とする表示装置。

#### 【請求項6】

前記請求項 1 記載から請求項 5 記載の表示装置を、表示部に用いたことを特徴とする電子機器。

### 【発明の詳細な説明】

### [0001]

### 【発明の属する技術分野】

本発明は、情報表示装置に関し、特に、エレクトロルミネッセンス素子(以下、エレクトロルミネッセンスをELで表現し、EL素子とも言う)を利用したディスプレイ装置であるELディスプレイ装置と該ELディスプレイ装置を表示部に用いた電子機器に関する。

#### [0002]

# 【従来の技術】

近年、平面表示装置(以下、フラットディスプレイとも言う) が多くの分野、場所で使われており、情報化が進む中で、ますます、その重要性が高まっている。

現在、フラットディスプレイの代表と言えば液晶ディスプレイ(以下、LCDとも言う)であるが、LCDとは異なる表示原理に基づくフラットディスプレイとして、有機EL、無機EL、プラズマディスプレイパネル(以下、PDPとも言う)、ライトエミッティングダイオード表示装置(以下、LEDとも言う)、蛍光表示管表示装置(以下、VFDとも言う)、フィールドェミッションディスプレイ(以下、FEDとも言う)などの開発も活発に行われている。

これらの新しいフラットディスプレイはいずれも自発光型と呼ばれるもので、LCDとは次の点で大きく異なり、LCDには無い優れた特徴を有している。

LCDは、受光型と呼ばれ、液晶は自身では発光することはなく、外光を透過、遮断する 、いわゆるシャッターとして動作し、表示装置を構成する。

このため光源を必要とし、一般に、バックライトが必要である。

こ れ に 対 し て 自 発 光 型 は 、 装 置 自 身 が 発 光 す る た め 別 光 源 が 不 要 で あ る 。

LCDのような受光型では表示情報の様態に拘わらず常にバックライトが点灯し、全表示状態とほぼ変わらない電力を消費することになる。

これに対して自発光型は、表示情報に応じて点灯する必要のある箇所だけが電力を消費するだけなので、受光型表示装置に比較して電力消費が少ないという利点が原理的にある。

10

20

30

40

LCDでは、バックライト光源の光を遮光して暗状態を得るため、少量であっても光漏れを完全に無くすことは困難であるのに対して、自発光型では発光しない状態がまさに暗状態であるので理想的な暗状態を容易に得ることができコントラストにおいても自発光型が圧倒的に優位である。

また、LCDは液晶の複屈折による偏光制御を利用しているため、観察する方向こよって大きく表示状態が変わるいわゆる視野角依存性が強いが、自発光型ではこの問題がほとんど無い。

さらに、LCDは有機弾性物質である液晶の誘電異方性に由来する配向変化を利用するため、原理的に電気信号に対する応答時間が1msec以上である。

これに対して、開発が進められている上記の技術では電子、正孔といったいわゆるキャリア遷移、電子放出、プラズマ放電などを利用しているため、応答時間はnsec桁であり、液晶とは比較にならないほど高速であり、LCDの応答の遅さに由来する動画残像の問題が無い。

# [0003]

これらの中でも、特に、有機ELの研究が活発である。

有機 E L は O E L ( O r g a n i c E L )または有機 ライトエミッティングダイオード ( O L E D ; O r g a n i c L i g h t E m i t t i n g D i o d e )とも呼ばれている。

O E L 素子、 O E L D 素子は、陽極と陰極の一対の電極間に有機化合物を含む( E L 層)を挟持した構造となっており、 T a n g 等の「アノード電極 / 正孔注入層 / 発光層 / カソード電極」の積層構造が基本になっている。(特許 1 5 2 6 0 2 6 号公報)

また、 Tang等が低分子材料を用いているの対して、中野らは、高分子材料を用いている。 (特開平3-273087号公報)

また、正孔注入層や電子注入層を用いて効率を向上させたり、発光層に蛍光色素等をドープして発光色を制御することも行われている。

尚、ここでは、画素電極と対向電極が陽極、陰極のいずれかに相当し、一対の電極を構成する。

そして、一対の電極間に設けられる全ての層を、総称して、EL層と呼び、上記の正孔注入層、正孔輸送層、発光層、電子輸送層、電子注入層がこれに含まれる。

#### [0004]

図4に有機 EL素子の断面構造を示す。

有機 E L は、電極間に電場を印加し、 E L 層に電流を通じることで、発光するが、従来は一重頃励起状態から基底状態に戻る際の蛍光発光のみを利用していたが、最近の研究により、三重項励起状態から基底状態に戻る際の燐光発光を有効に利用することができるようになり、効率が向上している。

通常、ガラス基板やプラスチック基板といった透光性の支持基板(基板2)に一方の電極3を形成してから、発光層(有機EL層とも言う)4、対向電極5の順に形成して製造される。

基板 2 上に形成される電極 3 は陽電極(単に陽極、あるいはアノードとも言う)であっても陰電極(単に陰極、あるいはカソードとも言う)であっても良く、これによって図 4 のように、基板側に発光 1 0 するトップエミッション構造がある。

トップエミッション構造の場合は基板は透光性である必要はない。

トップエミッション構造は、特に、アクティブマトリクス方式の表示装置においてTFTやバスラインといった回路構成によって発光面積率が制限される事がなく、より多機能で複雑な回路が形成できる事から、将来有望な技術として、開発が進められている。

ただし、現在開発が進んでいるのはボトムエミッション構造であり活発に試作品等の発表や展示が行なわれており実用化が近いのに対してトップエミッション構造はまだまだ研究段階である。

ITOなどの透明電極は、ほとんどが金属酸化物で酸素導入して蒸着やスパッタ形成する

20

30

40

20

30

40

50

必要があるが、このような酸化物の形成方法は有機層に大きなダメージを与えることが避けられないためである。

将来有望なトップエミッション横造ではあるが、実用化のためには、解決しなければならない問題が大きく、また、トップエミッション構造のメリットが多機能化であるため、一部の高級機種に向いているのに対して、大多数の民生品向けの有機 EL表示装置としては、有機層にダメージを与えず信頼性の高いボトムエミッション構造が有望である。

#### [0005]

透光性基板の光導波路効果によって失活される発光を低屈折率材料を用いて外部に取り出し、光取り出し効率を向上させる研究も行われている。

なお、図4、図5では図示しないが、有機EL素子は水分や酸素による特性劣化が著しいため、一般には、素子が水分や酸素に触れない様に不活性ガスを充満した上で、別基板を用いたり、薄膜蒸着によりいわゆる封止を行ない信頼性を確保している。

E L 層の形成方法としては、低分子材料では一般に真空蒸着法が用いられ、高分子材料では溶液化して、スピンコートや印刷法、転写法が用いられる。

異なる発光色材料を微細画素に形成してカラー表示装置を作製する場合には、低分子材料ではマスク蒸着法が用いられ、高分子材料ではインクジェット法や印刷法、転写法などが用いられる。

### [0006]

有機 E L 素子をディスプレイとして利用する場合、LCDと同様に、電極構成と駆動方法によりパッシブマトリクス方式とアクティブマトリクス方式に大別することが出来る。パッシブマトリクス方式は、EL層を挟んで互いに交差する水平方向電極と垂直方向電極により一対の電極を構成するもので構造が簡単であるが、画像を表示するためには時分割走査により走査線の本数倍だけ瞬間輝度を高めなければならず、通常のVGA以上のディスプレイでは10000cd/m² を上回る有機ELの瞬間輝度が必要であり、ディスプレイとしては実用上多くの問題がある。

アクティブマトリクス方式は、TFTを形成した基板に画素電極を形成し、EL層、対向電極を形成するもので、パッシブマトリクス方式に比べて構造は複雑であるが、発光輝度、消費電力、クロストークといった多くの点で有機ELディスプレイとして有利である。さらに、多結晶シリコン(ポリシリコン)膜や連続粒界シリコン(CGシリコン)膜を用いたアクティブマトリクス方式ディスプレイでは、アモルファスシリコン膜よりも電界効果移動度が高いので、TFTの大電流処理が可能であり、電流駆動素子である有機ELの駆動に適している。

また、ポリシリコンTFTでは高速動作が可能であることにより、従来、外付けのICで処理していた各種制御回路を、ディスプレイ画素と同一基板上に形成し、表示装置の小型化、低コスト化、多機能化等多くのメリットがある。

### [0007]

ここで、従来の有機 EL表示装置の画素回路構成と、アクティブマトリクス方式の有機 EL表示装置の信号処理システムについて、簡単に説明しておく。

図6は、従来の有機 E L 表示装置の代表的な画素回路構成であるが、走査線 G (11)、データ信号線 D (12)、電源供給線 V (13)の各バスラインに加えて、スイッチング用TFT (14)、ゲート保持容量(15)、駆動用TFT (16)とE L 素子(17)で構成される。

走査線G(11)で選択されたスイッチング用TFT(14)のゲートがオープンされデータ信号線D(12)から発光強度に応じた信号電圧がTFTソースに加えられると駆動用TFT(16)のゲートが信号電圧の大きさに応じてアナログ的にオープンされ、その状態がゲート保持容量(15)で保持される。

電源供給線V(13)から駆動用TFT(16)のソースに電圧が印加されるとゲートの開き具合に応じた電流がEL素子(17)に流れ、信号電圧の大きさに応じて階調的に発光する。

図7は画素(18)をマトリクス状に配置した実際の表示装置の構造である。配線の簡略

化のために、図8のように隣接する画素の電源供給線V1、2を共通化しても良い。有機EL表示装置の回路構成、駆動方法としては、他にTFTの数を更に多くしたもの(Yumotoらの『Pixel-Driving Methods for Large-Sized Poly-si AM-OLED Displays』Asia Display/IDW'01 P. 1395-1398)や、時間分割階調(Mizukamiらの『6-bit Digital VGA OLED』SID'00 P. 912-915)や面積分割階調(Miyasitaらの『Full Color Displays Fabricated by Ink-Jet Printing』Asia Display/IDW'01 P. 1399-1402)などのディジタル階調駆動法がある。

[0008]

カラー化を達成する方法としては、最も基本的なR、G、Bの3色の有機EL材料を表示装置の画素毎に精密に配置する3色並置方式の他に、白色発光層とR、G、Bのカラーフィルター(CFとも言う)を組み合わせるCF方式と青色発光層とR、Gの蛍光変換色素フィルターとを組み合わせえるCCM(ColorChanging Medium)方式がある。

[0009]

このように、多くの特徴を持った有機 EL表示装置であるが、発光効率が十分ではなく消費電力がまだ大きいという問題がある。

この大きな原因は光の取りだし効率が悪いためである。

有機 E L やその他の自発光表示装置は、ガラスなどの透光性基板を支持基板として構成されるが、ガラスなどの媒質の屈折率のために、図3の失活光12 2 で示す光線成分のように支持基板(透光性基板101)内を内部全反射を繰り返しながら失活する発光が非常に多い。

特開 2 0 0 1 - 2 0 2 8 2 7 号では、低屈折率体を用いてこの問題を解決している。

特開2001-202827号では低屈折率層を基板と発光層の間に設けることで発光光線が基板面垂線方向こ屈折して基板に入射し、基板内部での全反射条件を外れるため基板外部に取り出せる発光が増加する。

透光性電極(図3の106)は、通常、その膜厚が100nm程度と光の波長に比較して非常に薄いので、発光光線の屈折には影響しない。

低屈折率体を利用する技術は、有機 ELに限らず、自発光表示装置の発光効率を向上させ消費電力を低下させるために非常に有効である。

低屈折率体の屈折率は1. 008~1. 3000が望ましい。

前述したように、表示装置としてアクティブマトリクス方式が非常に有効であるが、特開2001-202827号では、基板に低屈折率体を積層しただけでありTFTなどのアクティブ素子を用いたアクティブマトリクス方式への適用が出来ない。

一方で、特開 2 0 0 1 - 1 9 6 1 6 4 号は、図 5 のトップエミッション構造で光取りだし 効率を向上させている。

トップエミッション構造では、透光性電極から直接発光を取り出すため、特開2001-196164号では、透光性電極と保護封止体との間をガス空間とすることで低屈折率層の効果を得ている。

特開 2 0 0 1 - 1 9 6 1 6 4 号では、その実施例にもあるようにTFT基板とは全く独立にガス空間を設置しているので、トップエミッション構造ではアクティブマトリクス方式であっても低屈折率層を利用して光取り出し効率を向上することができる。

ただし、前述したようにトップエミッション構造は、実用化のために解決しなければならない問題が大きく、より有望であるボトムエミッション構造でも、同様に、アクティブマトリクス方式で低屈折率層を利用して光取り出し効率を向上させて発光効率を増大させ機器の消費電力を低下させることが重要である。

しかしながら、これまでは、そのような有機EL素子表示装置は無かった。

[0010]

10

30

20

50

# 【発明が解決しようとする課題】

上記のように、より有望であるボトムエミッション構造でも、アクティブマトリクス方式で低屈折率層を利用して光取り出し効率を向上させて発光効率を増大させ機器の消費電力を低下させることが重要であるが、これまでは、そのような有機 EL素子表示装置は無かった。

本発明は、これに対応するもので、信頼性が高く実用的であるボトムエミッション構造のアクディブマトリクス方式で、光取り出し効率を向上させて、発光効率を増大させ、消費電力を低下させた、有機 E L 素子表示装置を提供しようとするものである。

同時に、そのような有機EL素子表示装置を搭載した機器を提供しようとするものである

[0011]

#### 【課題を解決するための手段】

本発明の表示装置は、透光性基板上に、能動素子とこれに接続された透明電極及び発光層と非透光性の対向電極を備えた画素部を二次元的に配設した、アクティブ駆動型自発光表示装置であって、前記各画素部の能動素子と透明電極との間に設けられる絶縁層が、低屈折率体から成ることを特徴とするものである。

あるいは、本発明の表示装置は、透光性基板上に、能動素子とこれに接続された透明電極及び発光層と非透光性の対向電極を備えた画素部を二次元的に配設した、アクティブ駆動型自発光表示装置であって、能動素子と透明電極との間に設けられる絶縁層が、低屈折率体を含む積層体であって、透明電極と前記低屈折率体が接触するように配設されていることを特徴とするものである。

そして、上記において、前記低屈折率体にはスルーホールが形成され、該スルーホールを通じて能動素子と透明電極とが電気的に接続していることを特徴とするものであり、該低屈折率体の屈折率が1. 003~1. 3000であることを特徴とするものである。そしてまた、上記において、前記アクティブ駆動型自発光表示装置が多結晶シリコンTFT駆動有機EL、あるいは、連続粒界シリコンTFT駆動有機ELであることを特徴とするものである。

### [0012]

本発明の電子機器は、上記本発明の表示装置を、表示部に用いたことを特徴とするものである。

[0013]

【作用】

本発明の表示装置は、このような構成にすることにより、信頼性が高く実用的であるボトムエミッション構造のアクディブマトリクス方式で、光取り出し効率を向上させて、発光効率を増大させ、消費電力を低下させた、有機 E L 素子表示装置の提供を可能としている

即ち、透光性基板上に、少なくとも、能動素子とこれに接続された透明電極及び発光層と対向電極から構成されるアクティブ駆動型自発光表示装置であって、能動素子と透明電極との層間絶縁層が低屈折率体から構成されることにより、あるいは、能動素子と透明基板との層間絶縁層が低屈折率体を含んだ積層体によって透明電極と低屈折率体が接触するように構成されていることにより、これを達成している。

能動素子と透明電極との電気的接続としては、低屈折率体にスルーホールを形成し、該スルーホールを介して能動素子と透明電極とを電気的に接続する方法が挙げられる。

また、低屈折率体の屈折率としては、透光性基板にて、全反射を起こさない、全反射が極めて小となるように、1.003~1.3000が好ましい。

特に、アクティブ駆動型自発光表示装置が、多結晶シリコンTFT駆動有機EL、あるいは、連続粒界シリコンTFT駆動有機ELである場合には、有効である。

[0014]

【発明の実施の形態】

本発明の実施の形態の1例を、図に基づいて説明する。

10

30

20

図1は、本発明の表示装置の実施の形態の第1の例を示した図で、図2は、本発明の表示 装置の実施の形態の第2の例を示した図で、図3は低屈折率体による光り取り出し効率向 上の原理を説明するための図である。

図1~図2中、101は透光性基板、102はバスライン、103はTFT、104は低屈折率体(低屈折率層あるいは単に絶縁層とも言う)、105はスルーホール、106は透光性電極(以下、透明電極とも言う)、107は絶縁層、108は発光層、109は非透光性電極(以下、対向電極とも言う)、110は発光、120はパッシベーション層である。

### [0015]

先ず、本発明の表示装置の実施の形態の第1の例を図1に基づいて説明する。第1の例の表示装置は、透光性基板101上に、能動素子であるTFT103とこれに接続された透光性電極(透明電極)106、及び発光層108と非透光性電極(対向電極)109を備えた画素部を二次元的に配設した、ボトムエミッション型のアクティブ駆動型自発光表示装置で、前記各画素部の能動素子であるTFT103と透光性電極(透明電極)106との間に設けられる絶縁層が、低屈折率体104の単層から成るものである。

第1の例の表示装置は、先に説明した図6に示す代表的な有機ELの画素構成を多数配列した、図7に示す回路構成のアクティブマトリクス表示の有機EL表示装置で、図1は断面構造の一部を示したものである。

本例では、低屈折率体104を設けることで、発光光線が屈折して透光性基板101に入射するが、透光性基板101内部での全反射条件をはずれるようになり、透光性基板101の外部に取り出せる発光の量を増加させている。

#### [0016]

透光性基板 1 0 1 としては、ガラス基板、プラスチック基板等が用いられ、本例はボトムエミッション構造で、透明性が要求される。

発光層108としては、正孔注入層上に、各色の発光有機材料を積層したものが挙げられ、具体的には、正孔注入層として、TPD(N、N'- diphenyl- N、N'- bis(3methyl- phenyl)- 1、1-diphenyl- 4、4'- diamine)、3色の発光有機材料のG(緑)発光有機材料として、Alaョ (tris(8-hydroxyauinoline)aluminium)、B(青)発光材料としてDPVBi(1、4-bis(2、2-diphenylivinyl)biphenyl)、R(赤)発光材料としてAlaョ にDCM(ジシアノメチレンピラン誘導体)を1. 0wt%添加したものを用いる場合や、PEDOT(ポリチオフェン:Bayer СH8000)をスピンコートにより80nmの厚さに塗布し、160 で焼成して形成したものを、正孔注入層として、該PEDOTの上に、下記組成の、それぞれ異なる蛍光色素に対応し、有機EL層形成用塗布液により塗布形成される、それぞれ異なるの高分子有機EL材料を用いる場合等が、挙げられる。

< 有機 E L 層形成用塗布液組成 >

・ポリビニルカルバゾール

7 0 重量部

・オキサジアゾール化合物

3 0 重量部

重量部

・蛍光色素 1 ・モノクロロベンゼン(溶媒) 4 9 0 0 重量部

尚、 蛍光色素がクマリン 6 の場合は 5 0 1 n m をピークに持つ緑色発光、ペリレンの場合は 4 6 0 n m ~ 4 7 0 n m に持つ青色発光、 D C M の場合は 5 7 0 n m をピークに持つ赤色発光が得られる。

透光性電極(透明電極)としてITO、非透光性電極109としては、MgAg合金等が用いられる。

低屈折率体 1 0 4 としては、透光性で、通常、シリカエアロゲル、低誘電率(1 o w - ) 有機ポリマー材料等が用いられる。

### [0017]

その製造方法の1例を挙げて、簡単に説明いておく。

20

30

40

先ず、透光性基板 1 0 1 上にポリシリコン膜を形成し、半導体回路の形成方法と同様にして、TFT 1 0 3 、バスライン 1 0 2 を形成する。

次いで、透光性基板101上に形成されたバスライン102、TFT103上に、低屈折率体104を形成する。

次いで、該低屈折率体 1 0 4 にスルホールを形成し、TFTのドレインを露出させてから 透光性電極(透明電極) 1 0 6 を成膜し、画素形状にパターニングする。

透光性電極(透明電極)106としては、ITOなどを用いる。

低屈折率体 1 0 4 には、TFTを保護するパッシベーション層としての効果ともにバスラインやTFTの段差を平坦化する効果もある。

次いで、このようにして各画素電極を形成した基板に、更に発光層108、非透光性電極 (対向電極)109を形成して、図4に示すようなボトムエミッション型の有機EL装置 を作製し、図1に示す第1の例の表示装置を得る。

このようにして、第1の例の表示装置は作製される。

### [0018]

次に、本発明の表示装置の実施の形態の第2の例を図2に基づいて説明する。第2の例の表示装置は、第1の例と同様、透光性基板101上に、能動素子であるTFT103とこれに接続された透光性電極(透明電極)106、及び発光層108と非透光性電極(対向電極)109を備えた画素部を二次元的に配設した、ボトムエミッション型のアクティブ駆動型自発光表示装置であるが、第1の例の場合とは異なり、能動素子であるTFT103と透光性電極(透明電極)106との間に設けられる絶縁層が、低屈折率体104とパッシベーション層120とからなる積層体であって、低屈折率体104が透光性電極(透明電極)106と前記低屈折率体104が接触するように配設されている。

第2の例の表示装置も、先に説明した図6に示す代表的な有機 ELの画素構成を多数配列した、図7に示す回路構成のアクティブマトリクス表示の有機 EL表示装置で、図2は断面構造の一部を示したものである。

本例では、低屈折率体 1 0 4 を含む積層体を設けることで、発光光線が屈折して透光性基板 1 0 1 に入射するが、透光性基板 1 0 1 内部での全反射条件をはずれるようになり、透光性基板 1 0 1 の外部に取り出せる発光の量を増加させている。

本例の場合、パッシベーション層 1 2 0 は、TFTを保護するとともに、低屈折率体 1 0 4 とともに、絶縁層としての役割、平坦化層としての役割を有する。

パッシベーション層120は、透光性でアクリル樹脂等が用いられる。

他部の材質については、第1の例の場合と同様のものが用いられる。

また、その製造方法については、パッシベーション層 1 2 0 を配設する工程以外は、第 1 の例と基本的には同様である。

## [0019]

本例の変形例としては、有機 E L 素子以外の発光型表示素子を用いたものが挙げられる。また、図 6 に示す回路部に置き代え、図 1 0 に示す回路部をマトリクス状に配置したものも挙げられる。

この場合、発光部を発光させる動作を行なうための動作出力をインバーター 3 0 を介して出力し、電源を入れるだけで、画素が非選択状態で発光し、選択状態で非発光とするものである。

即ち、本例におけるメイン表示部の各画素の発光動作は、非選択時に、発光部に動作出力が供給され発光し、選択時には、発光部に動作出力が供給されず、発光部は発光しない、ノーマリーホワイト表示を行うものである。

#### [0020]

本発明の電子機器の実施の形態例としては、図1に示す第1の例の表示装置、図2に示す第2の例の表示装置を表示部としたもので、具体的には、図9(a)に示すような形態電話、図9(b)に示すようなPDA(Personal Degital Assistant)タイプの端末や、PC(PersonalComputer)や、テレビ受像機、ビデオカメラなどが挙げられる。

20

10

30

40

### [0021]

## 【実施例】

実施例を挙げて、本発明を更に説明する。

(実施例1)

実施例1は、図1に示す実施の形態の第1の例の表示装置であって、これを以下のようにして作製した。

図1に基づいて説明する。

先ず基板に画素回路、ドライバー回路を作製した上に、図1のように低屈折率体104を 積層した。

低屈折率体として、特開 2 0 0 1 - 2 0 2 8 2 7 と同様にシリカエアロゲルを用いた。低屈折率層(低屈折体) 1 0 4 は、TFT 1 0 3 表面の段差低減と絶縁のためのパッシベーション層を兼ねており、厚さは 5 μ m とした。

低屈折率層104には、有機EL駆動用TFTのドレインを露出させるためのスルーホールを開けた。

スルーホールは、レジストにより所定の位置を保護し、HFを用いたウェットエッチング や、O<sub>2</sub> やCF<sub>4</sub> をガスとして用いたドライエッチング等により形成した。

レジストを除去した後に、スルーホールを通じて、画素駆動TFTにITO透明電極が接続するようにスパッタ成膜し、画素形状にパターニングして、更に感光性樹脂により 1 μm厚のエッジ絶縁膜を形成した。

こうして作製したアクティブマトリクス基板に、図4 に示すボトムエミッション構造の 有機 EL素子を積層した。

有機 E L 層として、発光層 1 0 8 は、正孔注入層 T P D ( N、 N ' - d i p h e n y l - N、 N ' - b i s ( 3 m e t h y l - p h e n y l ) - 1、 1 - d i p h e n y l - 4、 4 ' - d i a m i n e ) と各色の発光有機材料を積層するとともに、マスク蒸着により 3 色並置蒸着し、サブピクセルとしてフルカラー表示装置とした。

G(緑)発光有機材料としてAlq3 (tris(8-hydroxyquinoline)aluminium)、B(青)発光材料としてDPVBi(1、4-bis(2、2-diphenylivinyl)biphenyl)、R(赤)発光材料としてAlq3 にDCM(ジシアノメチレンピラン誘導体) を1. 0wt%添加したものを用いた。

陽電極(第1の電極) 3 として I T O 、陰電極(第2の電極 5 ) として、 M g A g を用いた。

TPDとITOとが接する積層順とした。

ITOは厚さ150nmとし、高真空下で予熱を十分に行った昇華精製装置で精製したTPD(m)をタングステンボードに装荷して抵抗加熱法で50nm成膜した。

昇華精製された各色発光材料を石英ボードで装荷して、抵抗加熱法で 3 0 n m の厚さに成膜した。

続いて、 M g A g 合金( M g : A g = 1 0 : 1 )を厚さ 1 5 0 n m になるように蒸着し、さらにその上に、保護層として、 A g を 2 0 0 n m の厚みになるように蒸着し、陰電極(第 2 の電極 5 )を形成した。

最後に、別に用意したガラス板7とUV硬化シール材9により、封止し、

有機EL表示装置を得た。

こうして作製した有機 E L 表示装置を 5 V の電圧で全面駆動したところ、輝度 2 5 0 c d / m<sup>2</sup> の白色発光を確認することができた。

### [0022]

(比較例)

比較例として実施例1の低屈折率体104に代えてアクリル樹脂を用いた以外は実施例1 と同様のアクティブマトリクス有機EL表示装置を作製した。

この有機 E L 表示装置を 5 V の電圧で全面駆動したところ、白色発光の輝度は 1 7 0 c d / m<sup>2</sup> であった。

10

20

30

40

7

#### [0023]

比較例ではアクリル樹脂を、層間絶縁層として用いたため発光取出し効率が従来と同様であるが、実施例 1 では、低屈折率体 1 0 4 を用いたことで発光取り出し効率が向上し、印加電圧が同じであるにも関わらず、発光輝度が増加し、高性能な表示装置を得ることが出来た。

### [0024]

(実施例2)

実施例1で図2のようにTFTを形成した基板上に、アクリル樹脂と、シリカエアロゲルからなる低屈折率体104を積層して層間絶縁層して形成した。

スルーホールは両方の層を貫通するようにあけた。

実施例1で用いたシリカエアロゲルからなる低屈折率体をTFT上に直接形成するとシリカ成分がTFTを構成するシリコンに不純物として悪影響を及ぼすためTFT用のバッシベーション層として信頼性の高いアクリル樹脂でTFTを保護してから、発光取りだし効率の向上のために低屈折率体を形成することで効率向上と信頼性の両面において大幅な特

性向上を達成することが出来た。

### [0025]

(実施例3)

実施例3は、実施例1で用いた低分子有機 E L 材料を高分子有機 E L 材料とした以外は、 実施例1と同じで、実施例1と同様に行なって得たものである。

正孔注入層は PEDOT (ポリチオフェン: Bayer CH8000) をスピンコートにより 80 nmの厚さに塗布し、160 で焼成して形成した。

PEDOTの上に、下記の高分子有機 EL材料を、溶媒に溶解して液状化したものをインクジェット法により 3 色並置蒸着し、サブピクセルとしてフルカラー表示装置とした。 実施例 1 と同様な表示装置が得られた。

(有機 E L 層形成用塗布液組成)

・ポリビニルカルバゾール

7 0 重量部

3 0 重量部

・オキサジアゾール化合物

1 重量部

・モノクロロベンゼン(溶媒) 4900重量部

蛍光色素がクマリン 6 の場合は 5 0 1 n m をピークに持つ緑色発光、ペリレンの場合は 4 6 0 n m ~ 4 7 0 n m に持つ青色発光、 D C M の場合は 5 7 0 n m をピークに持つ赤色発光が得られた。

[0026]

・蛍光色素

### 【発明の効果】

本発明は、上記のように、信頼性が高く実用的であるボトムエミッション構造のアクディブマトリクス方式で、光取り出し効率を向上させて、発光効率を増大させ、消費電力を低下させた、有機 EL素子表示装置の提供を可能とした。

同時に、そのような有機EL素子表示装置を搭載した機器の提供を可能とした。

# 【図面の簡単な説明】

- 【図1】本発明の表示装置の実施の形態の第1の例を示した図である。
- 【図2】本発明の表示装置の実施の形態の第2の例を示した図である。
- 【 図 3 】 低 屈 折 率 体 に よ る 光 り 取 り 出 し 効 率 向 上 の 原 理 を 説 明 す る た め の 図 で あ る 。
- 【図4】有機EL素子の構造を示す断面図である。
- 【図5】有機EL素子の構造を示す断面図である。
- 【図6】アクティブ駆動有機EL表示装置の画素の構成を示す回路図である。
- 【図7】アクティブ駆動有機EL表示装置のマトリクス画素構成を示す構成図である。
- 【図8】共通化電源V1、2を説明するための回路構成図である。
- 【図9】本発明の電子機器の形態例を示した図である。
- 【 図 1 0 】 ア ク テ ィ ブ 駆 動 有 機 E L 表 示 装 置 の 画 素 の 別 の 構 成 を 示 す 回 路 図 で あ る 。

【符号の説明】

50

40

10

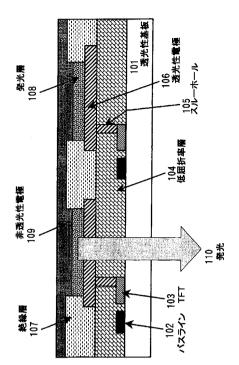
20

1       有機E L 表示装置(電子機器の表示部とも言う)         2       基板(ペース基板とも言う)         4       有機E L 層(発光層とも言う)         5       第2の電極(対向電極とも言う)         1       0         1       2         1       2         1       3         電源供給線 V       0         1       4         1       2         1       4         1       4         1       5         5       ゲート保持容量         1       6         1       10         1       5         1       7         1       8         1       9         1       2         2       2         2       2         2       3         2       2         3       3         4       3         4       4         5       5         6       6         6       6         7       6         8       7         1       0         1       0         2       9			
3       第1の電極(単に電極とも言う)         5       第2の電極(対向電極とも言う)         10       発光         11       ゲート走査線G         12       データ信号線D         13       電源供給線V         14       スイッチング用TFT         15       ゲート保持容量         16       EL駆動用TFT         17       EL素子         18       画素         19       入力部         20       機器         21       ゲート走査線G         22       データ信線D         23       電機供給線V         24       スイッチング育量         25       ゲート保持報         27       EL集         28       画素         29       入力部         30       インバータ         101       透光性基板         102       バスライン         103       TFT         104       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         105       スルーホール         106       透光性電極(以下、透明電極とも言う)         107       絶縁層         109       非透光性電極(以下、対向電極とも言う)         1109       非透光性電極(以下、対向電極とも言う)	1	有機EL表示装置(電子機器の表示部とも言う)	
4       有機EL属(発光層とも言う)         5       第2の電極(対向電極とも言う)         1 0       発光         1 1       ゲート走音線G         1 2       データ信号線D         1 3       電源供給線V         1 4       スイッチング用TFT         1 5       ゲート保持容量         1 6       EL駆動用TFT         1 7       EL素子         1 8       画素         2 0       機器         2 1       ゲート走音線G         2 2       データ信線をV         2 3       電源供給線V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         2 8       画素         2 9       入力部         3 0       インバータ         3 0       インバータ         1 0 1       透光性種板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 0 9       非該光性電極(以下、対向電域とも言う)         1 1 0 <td< td=""><td>2</td><td>基板(ベース基板とも言う)</td><td></td></td<>	2	基板(ベース基板とも言う)	
5       第 2 の電極 (対向電極とも言う)         1 0       発光         1 1       ゲート 査線 日         1 2       データ信号線 D         1 3       電源供給線 V         1 4       スイッチング用 T F T       10         1 5       ゲート保持容量         1 6       EL駆動用 T F T       10         1 7       EL駆動用 T F T       20         2 0       機器         2 1       ゲート 走 査線 G         2 2       データ信号線 D         2 3       電源供給線 V         2 4       スイッチ 好容量         2 5       ゲート 保 財 T F T         2 6       EL駆動用 T F T         2 7       EL素 子         2 8       画素         2 9       入力 か         3 0       インバータ         1 0 1       透光性 基板         1 0 2       バスライン         T F T       1         1 0 4       低屈折 本体(低屈折 本層をとも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	3	第1の電極(単に電極とも言う)	
1 0 発光 1 1 ゲート走査線 G 1 2 データ信号線 D 1 3 電源供給線 V 1 4 スイッチング用TFT 10 1 5 ゲート保持容量 1 6 EL駆動用TFT 17 EL素子 18 画素 19 入力部 20 機器 21 ゲート走査線 G 2 2 データ信号線 D 2 3 電源供給線 V 2 4 スイッチング用TFT 20 2 5 ゲート保持容量 E L駆動用TFT 20 2 5 ゲート保持容量 2 6 EL駆動用TFT 20 2 6 EL駆動用TFT 20 2 7 EL素子 2 8 画素 2 9 入力部 3 0 インバータ 10 1 透光性基板 10 0 2 バスライン 10 3 TFT 10 1 透光性基板 10 0 2 バスライン 10 3 TFT 10 4 低屈折率体(低屈折率層あるいは単に絶縁層とも言う) 30 1 0 5 スルーホール 10 6 透光性電極(以下、透明電極とも言う) 30 1 0 7 絶縁層 1 0 9 非透光性電極(以下、対向電極とも言う) 30 1 0 9 非透光性電極(以下、対向電極とも言う) 30	4	有機EL層(発光層とも言う)	
1 1       ゲート走査線 G         1 2       データ信号線 D         1 3       電源供給線 V         1 4       スイッチング用TFT         1 5       ゲート保持容量         1 6       EL駆動用TFT         1 7       EL素子         画素       人力部         2 0       機器         2 1       ゲート走査線 G         2 2       データ信号線 D         2 3       電源供給線 V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         画素         2 9       入力部         3 0       インバータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率を体(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 7       絶縁層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	5	第2の電極(対向電極とも言う)	
1 2	1 0	発 光	
1 3 電源供給線 V 1 4 スイッチング用TFT 10 1 5 ゲート保持容量 1 6 EL駆動用TFT 1 7 EL素子 1 8 画素 1 9 入力部 2 0 機器 2 1 ゲート走査線 G 2 2 データ信号線 D 2 3 電源供給線 V 2 4 スイッチング用TFT 20 2 5 ゲート保持容量 2 6 EL駆動用TFT 20 2 7 EL素子 回素 2 9 入力部 3 0 インバータ 1 0 1 透光性基板 1 0 2 バスライン 1 0 3 TFT 1 0 4 低屈折率体(低屈折率層あるいは単に絶縁層とも言う) 30 1 0 5 スルーホール 1 0 6 透光性電極(以下、透明電極とも言う) 1 0 7 絶縁層 1 0 9 非透光性電極(以下、対向電極とも言う) 1 1 0 9 非透光性電極(以下、対向電極とも言う)	1 1	ゲ ー ト 走 査 線 G	
1 4	1 2	デ ー タ 信 号 線 D	
1 5       ゲート保持容量         1 7       EL駆動用TFT         1 7       EL素子         画素       人力部         2 0       機器         2 1       ゲート走査線G         2 2       データ信号線D         2 3       電源供給線V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         画素       画素         2 9       入力部         1 0 1       透光性基板         1 0 2       パスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         30       スルーホール         1 0 5       スルーホール         1 0 7       絶縁層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光層	1 3	電源供給線 V	
1 6       EL駆動用TFT         1 7       EL素子         1 8       画素         1 9       入力部         2 0       機器         2 1       ゲート走査線G         2 2       データ信号線D         2 3       電源供給線V         2 4       スイッチング用TFT       20         2 5       ゲート保持容量         2 6       EL駆動用TFT       20         2 7       EL素子       国素         2 9       入力部       インバータ         3 0       インバータ       ガインバータ         1 0 1       透光性基板       ボスライン         1 0 2       パスライン       ボスルーホール         1 0 5       スルーホール       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	1 4	スイッチング用TFT	10
1 7       EL素子         1 8       画素         1 9       入力部         2 0       機器         2 1       ゲート走査線G         2 2       データ信号線D         2 3       電源供給線V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         2 8       画素         2 9       入力部         3 0       インパータ         1 0 1       透光性基板         1 0 2       パスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	1 5	ゲート保持容量	
1 8       画素         1 9       入力部         2 0       機器         2 1	1 6	EL駆動用TFT	
19       入力部         20       機器         21       ゲート走査線 G         22       データ信号線 D         23       電源供給線 V         24       スイッチング用TFT         25       ゲート保持容量         26       EL駆動用TFT         27       EL素子         画素       人力部         30       インパータ         101       透光性基板         102       バスライン         103       TFT         104       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         105       スルーホール         透光性電極(以下、透明電極とも言う)         107       絶縁層         108       発光層         109       非透光性電極(以下、対向電極とも言う)         110       発光	1 7	E L 素子	
2 0       機器         2 1       ゲート走査線G         2 2       データ信号線D         2 3       電源供給線V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         2 8       画素         2 9       入力部         3 0       インバータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	1 8	画素	
2 1       ゲート走査線 G         2 2       データ信号線 D         2 3       電源供給線 V         2 4       スイッチング用TFT         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         回素       カカ部         3 0       インパータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	1 9	入 力 部	
2 2データ信号線 D2 3電源供給線 V2 4スイッチング用TFT2 5ゲート保持容量2 6EL駆動用TFT2 7EL素子2 8画素2 9入力部3 0インバータ1 0 1透光性基板1 0 2パスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0 9非透光性電極(以下、対向電極とも言う)1 1 0 9非透光性電極(以下、対向電極とも言う)	2 0	機器	
2 3電源供給線 V2 4スイッチング用TFT2 5ゲート保持容量2 6EL駆動用TFT2 7EL素子画素入力部3 0インパータ1 0 1透光性基板1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	2 1	ゲート走査線G	
2 4       スイッチング用TFT       20         2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         画素       人力部         3 0       インバータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         5 透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	2 2	データ信号線 D	
2 5       ゲート保持容量         2 6       EL駆動用TFT         2 7       EL素子         2 8       画素         2 9       入力部         3 0       インパータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         5 透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	2 3	電源供給線 V	
2 6       EL駆動用TFT         2 7       EL素子         画素       入力部         3 0       インバータ         1 0 1       透光性基板         1 0 2       バスライン         1 0 3       TFT         1 0 4       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         1 0 5       スルーホール         1 0 6       透光性電極(以下、透明電極とも言う)         1 0 7       絶縁層         1 0 8       発光層         1 0 9       非透光性電極(以下、対向電極とも言う)         1 1 0       発光	2 4	スイッチング用TFT	20
27       EL素子         28       画素         29       入力部         30       インバータ         101       透光性基板         102       バスライン         103       TFT         104       低屈折率体(低屈折率層あるいは単に絶縁層とも言う)         105       スルーホール         106       透光性電極(以下、透明電極とも言う)         107       絶縁層         109       非透光性電極(以下、対向電極とも言う)         110       発光	2 5	ゲート保持容量	
2 7E L 素子2 8画素2 9入力部3 0インパータ1 0 1透光性基板1 0 2バスライン1 0 3T F T1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	2 6	EL駆動用TFT	
2 8画素2 9入力部3 0インバータ1 0 1透光性基板1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	2 7	EL素子	
3 0インバータ1 0 1透光性基板1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	2 8		
1 0 1透光性基板1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	2 9	入 力 部	
1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	3 0	インバータ	
1 0 2バスライン1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 1	透光性基板	
1 0 3TFT1 0 4低屈折率体(低屈折率層あるいは単に絶縁層とも言う)301 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 2	バスライン	
1 0 5スルーホール1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 3	TFT	
1 0 6透光性電極(以下、透明電極とも言う)1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 4	低屈折率体(低屈折率層あるいは単に絶縁層とも言う)	30
1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 5	スルーホール	
1 0 7絶縁層1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 6	透光性電極(以下、透明電極とも言う)	
1 0 8発光層1 0 9非透光性電極(以下、対向電極とも言う)1 1 0発光	1 0 7		
1 0 9 非透光性電極(以下、対向電極とも言う) 1 1 0 発光	1 0 8		
1 1 0 発光	1 0 9	非透光性電極(以下、対向電極とも言う)	
	1 1 0		
	1 2 0	パッシベーション層	

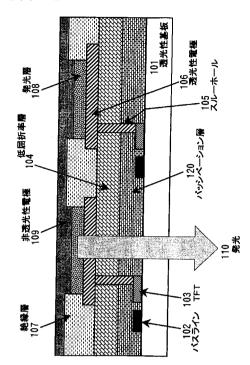
1 2 2

失 活 光

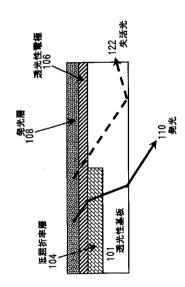
【図1】



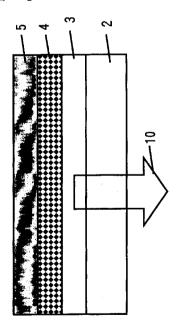
【図2】



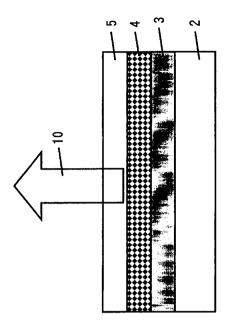
【図3】



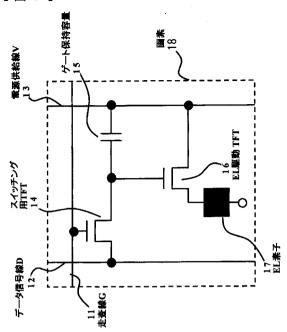
【図4】



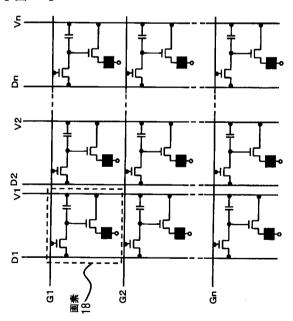
【図5】



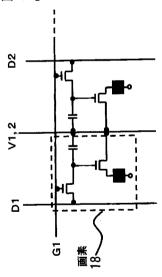
【図6】



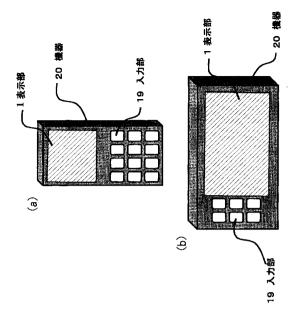
【図7】



【図8】



【図9】



【図10】

