

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第2区分

【発行日】令和7年6月25日(2025.6.25)

【公開番号】特開2023-114968(P2023-114968A)

【公開日】令和5年8月18日(2023.8.18)

【年通号数】公開公報(特許)2023-155

【出願番号】特願2022-131679(P2022-131679)

【国際特許分類】

H 01 G 4/30(2006.01)

10

H 01 G 4/224(2006.01)

H 01 G 2/10(2006.01)

【F I】

H 01 G 4/30 201 F

H 01 G 4/30 201 G

H 01 G 4/30 201 C

H 01 G 4/30 201

H 01 G 4/30 201 K

H 01 G 4/30 201 A

H 01 G 4/30 201 M

20

H 01 G 4/30 201 Z

H 01 G 4/224 100

H 01 G 2/10 J

H 01 G 4/30 512

H 01 G 4/30 513

H 01 G 4/30 516

H 01 G 4/30 511

H 01 G 4/224

【手続補正書】

30

【提出日】令和7年6月17日(2025.6.17)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

誘電体層、及び前記誘電体層を挟んで交互に配置される第1及び第2内部電極を含み、第1方向に向かい合う第1及び第2面、前記第1及び第2面と連結され、第2方向に向かい合う第3及び第4面、前記第1から第4面と連結され、第3方向に向かい合う第5及び第6面を含み、前記第1面は互いに離隔して配置される第1及び第2バンド電極を含む本体と、

前記第3面に配置され、前記第1内部電極及び前記第1バンド電極と連結される第1外部電極と、

前記第4面に配置され、前記第2内部電極及び前記第2バンド電極と連結される第2外部電極と、

前記第1バンド電極上に配置される第1めっき層と、

前記第2バンド電極上に配置される第2めっき層と、を含む、積層型電子部品。

【請求項2】

40

50

前記第1バンド電極は、前記第3面と連結され、前記第2バンド電極は、前記第4面と連結される、請求項1に記載の積層型電子部品。

【請求項3】

前記第1及び第2バンド電極の平均厚さは、 $0.1 \mu m$ 以上である、請求項1に記載の積層型電子部品。

【請求項4】

前記第1及び第2バンド電極は、前記第1面と実質的に同じ平面をなす、請求項1に記載の積層型電子部品。

【請求項5】

前記第1及び第2バンド電極は、前記第1面に埋め込まれて配置される、請求項1に記載の積層型電子部品。 10

【請求項6】

前記第1及び第2バンド電極は、Ni、Cr、Pd及びPtのうち一つ以上を含む、請求項1に記載の積層型電子部品。

【請求項7】

前記第1及び第2バンド電極は、BaTiO₃、TiO₂及びSiO₂のうち一つ以上を含む、請求項1に記載の積層型電子部品。

【請求項8】

前記第3面の延長線から前記第1バンド電極の端部までの前記第2方向の平均大きさをD₁、前記第4面の延長線から前記第2バンド電極の端部までの前記第2方向の平均大きさをD₂、前記第3面と前記第2内部電極が離隔した領域の第2方向の平均大きさをG₁、前記第4面と前記第1内部電極が離隔した領域の第2方向の平均大きさをG₂とするとき、 20

D₁ G₁及びD₂ G₂を満たす、請求項1に記載の積層型電子部品。

【請求項9】

前記本体の第2方向の平均大きさをL、前記第3面の延長線から前記第1バンド電極の端部までの前記第2方向の平均大きさをD₁、前記第4面の延長線から前記第2バンド電極の端部までの前記第2方向の平均大きさをD₂とするとき、

0.2 D₁ / L 0.4及び0.2 D₂ / L 0.4を満たす、請求項1に記載の積層型電子部品。 30

【請求項10】

前記第1外部電極は、前記第3面に配置される第1接続部、前記第1接続部から前記第1面と第3面を連結するコーナーに延びて配置される第1コーナー部、及び前記第1接続部から前記第2面と第3面を連結するコーナーに延びて配置される第3コーナー部を含み、

前記第2外部電極は、前記第4面に配置される第2接続部、前記第2接続部から前記第1面と第3面を連結するコーナーに延びて配置される第2コーナー部、及び前記第2接続部から第2面と第4面を連結するコーナーに延びて配置される第4コーナー部を含み、

前記第3面の延長線から前記第1コーナー部の端部までの前記第2方向の平均大きさをB₁、前記第4面の延長線から前記第2コーナー部の端部までの前記第2方向の平均大きさをB₂、前記第3面の延長線から前記第3コーナー部の端部までの前記第2方向の平均大きさをB₃、前記第4面の延長線から前記第4コーナー部の端部までの前記第2方向の平均大きさをB₄、前記第3面と前記第2内部電極が離隔した領域の第2方向の平均大きさをG₁、前記第4面と前記第1内部電極が離隔した領域の第2方向の平均大きさをG₂とするとき、 40

B₁ G₁、B₃ G₁、B₂ G₂、及びB₄ G₂を満たす、請求項1に記載の積層型電子部品。

【請求項11】

前記第1外部電極は、前記第3面に配置される第1接続部、前記第1接続部から前記第1面の一部まで延びて配置される第1バンド部、及び前記第1接続部から前記第2面と第

10

20

30

40

50

3面を連結するコーナーに延びて配置される第3コーナー部を含み、

前記第2外部電極は、前記第4面に配置される第2接続部、前記第2接続部から前記第1面の一部まで延びて配置される第2バンド部、及び前記第2接続部から第2面と第4面を連結するコーナーに延びて配置される第4コーナー部を含み、

前記第3面の延長線から前記第1バンド部の端部までの前記第2方向の平均大きさをB1、前記第4面の延長線から前記第2バンド部の端部までの前記第2方向の平均大きさをB2、前記第3面の延長線から前記第3コーナー部の端部までの前記第2方向の平均大きさをB3、前記第4面の延長線から前記第4コーナー部の端部までの前記第2方向の平均大きさをB4、前記第3面と前記第2内部電極が離隔した領域の第2方向の平均大きさをG1、前記第4面と前記第1内部電極が離隔した領域の第2方向の平均大きさをG2とするとき、10

B1 G1、B3 G1、B2 G2、及びB4 G2を満たす、請求項1に記載の積層型電子部品。

【請求項12】

前記第2面は、互いに離隔して配置される第3及び第4バンド電極を含み、

前記第3バンド電極は、前記第1外部電極と連結され、前記第4バンド電極は、前記第2外部電極と連結される、請求項1に記載の積層型電子部品。20

【請求項13】

前記第1めっき層は、前記第3バンド電極上にさらに配置され、前記第2めっき層は、前記第4バンド電極上にさらに配置される、請求項12に記載の積層型電子部品。20

【請求項14】

前記積層型電子部品の前記第2方向の最大大きさは1.1mm以下であり、前記第3方向の最大大きさは0.55mm以下である、請求項1に記載の積層型電子部品。

【請求項15】

前記誘電体層の平均厚さは0.35μm以下である、請求項1に記載の積層型電子部品。30

【請求項16】

前記第1及び第2内部電極の平均厚さは0.35μm以下である、請求項1に記載の積層型電子部品。

【請求項17】

前記誘電体層を挟んで交互に配置される第1及び第2内部電極を含む容量形成部、及び前記容量形成部の第1方向の両端面上に配置されるカバー部を含み、30

前記カバー部の第1方向の平均大きさは15μm以下である、請求項1に記載の積層型電子部品。

【請求項18】

前記本体は、前記第1面と第3面を連結する第1-3コーナー、前記第1面と第4面を連結する第1-4コーナー、前記第2面と第3面を連結する第2-3コーナー、前記第2面と第4面を連結する第2-4コーナーを含み、

前記第1-3コーナー及び第2-3コーナーは、前記第3面に近くなるほど前記本体の第1方向の中央に収縮した形態を有し、前記第1-4コーナー及び第2-4コーナーは、前記第4面に近くなるほど前記本体の第1方向の中央に収縮した形態を有し、40

前記第1外部電極は、前記第1-3コーナー及び第2-3コーナー上に配置されるコーナー部を含み、前記第2外部電極は、前記第1-4コーナー及び第2-4コーナー上に配置されるコーナー部を含む、請求項1に記載の積層型電子部品。

【請求項19】

前記第1及び第2外部電極は、前記第5及び第6面と離隔して配置される、請求項1に記載の積層型電子部品。

【請求項20】

前記第1及び第2外部電極は、前記第1及び第2面と離隔して配置される、請求項1に記載の積層型電子部品。50

【請求項 2 1】

前記第1及び第2外部電極は、Ni及びNi合金のうち一つ以上を含む、請求項1に記載の積層型電子部品。

【請求項 2 2】

前記第1めっき層は、前記第1外部電極上にさらに配置され、

前記第2めっき層は、前記第2外部電極上にさらに配置される、請求項1に記載の積層型電子部品。

【請求項 2 3】

前記第1外部電極上に配置される第1絶縁層、及び前記第2外部電極上に配置される第2絶縁層をさらに含む、請求項1に記載の積層型電子部品。

10

【請求項 2 4】

前記第1面から前記第1及び第2内部電極のうち、前記第1面に最も近く配置された内部電極までの第1方向の平均大きさをH1、前記第1面の延長線から前記第1及び第2外部電極上に配置された第1及び第2めっき層の端部までの第1方向の平均大きさをH2とするとき、 $H_1 > H_2$ を満たす、請求項23に記載の積層型電子部品。

【請求項 2 5】

前記第1面から前記第1及び第2内部電極のうち、前記第1面に最も近く配置された内部電極までの第1方向の平均大きさをH1、前記第1面の延長線から前記第1及び第2外部電極上に配置された第1及び第2めっき層の端部までの第1方向の平均大きさをH2とするとき、 $H_1 < H_2$ を満たす、請求項23に記載の積層型電子部品。

20

【請求項 2 6】

前記本体の第1方向の平均大きさをTとするとき、

前記H2及びTは、 $H_2 < T / 2$ を満たす、請求項25に記載の積層型電子部品。

【請求項 2 7】

前記第1及び第2めっき層は、前記第1面の延長線以下に配置される、請求項23に記載の積層型電子部品。

【請求項 2 8】

前記第1面上に配置され、前記第1めっき層と前記第2めっき層との間に配置される追加絶縁層をさらに含む、請求項23に記載の積層型電子部品。

30

【請求項 2 9】

前記第1及び第2めっき層の平均厚さは、前記第1及び第2絶縁層の平均厚さよりも薄い、請求項23に記載の積層型電子部品。

【請求項 3 0】

前記第1めっき層は、前記第1絶縁層の前記第1外部電極上に配置された端部を覆うように配置され、前記第2めっき層は、前記第2絶縁層の前記第2外部電極上に配置された端部を覆うように配置される、請求項23に記載の積層型電子部品。

【請求項 3 1】

前記第1絶縁層は、前記第1めっき層の前記第1外部電極上に配置された端部を覆うように配置され、前記第2絶縁層は、前記第2めっき層の前記第2外部電極上に配置された端部を覆うように配置される、請求項23に記載の積層型電子部品。

40

【請求項 3 2】

前記第1及び第2絶縁層は、前記第5面及び第6面に延びて互いに連結され、前記第5面及び第6面の一部を覆うように配置される、請求項23に記載の積層型電子部品。

【請求項 3 3】

前記第1及び第2絶縁層は、前記第5面及び第6面に延びて互いに連結され、前記第5面及び第6面の全部を覆うように配置される、請求項23に記載の積層型電子部品。

【請求項 3 4】

前記第1及び第2絶縁層は、前記第2面に延びて互いに連結される、請求項23に記載の積層型電子部品。

【手続補正 2】

50

【補正対象書類名】明細書

【補正対象項目名】0168

【補正方法】変更

【補正の内容】

【0168】

本開示で用いられた用語は、単に一実施形態を説明するために使用されたものであり、本開示を限定する意図ではない。このとき、単数の表現は、文脈上明らかに異なる意味ではない限り、複数の表現を含む。

本明細書によれば、以下の各項目に記載の構成もまた開示される。

(項目1)

誘電体層、及び前記誘電体層を間に挟んで交互に配置される第1内部電極及び第2内部電極を含み、第1方向に向かい合う第1面及び第2面、前記第1面及び前記第2面と連結され、第2方向に向かい合う第3面及び第4面、前記第1面から前記第4面と連結され、第3方向に向かい合う第5面及び第6面を含み、前記第1面は互いに離隔して配置される第1バンド電極及び第2バンド電極を含む本体と、

前記第3面に配置されて前記第1内部電極及び前記第1バンド電極と連結される第1外部電極と、

前記第4面に配置されて前記第2内部電極及び前記第2バンド電極と連結される第2外部電極と、

前記第1外部電極及び前記第1バンド電極上に配置される第1めっき層と、

前記第2外部電極及び前記第2バンド電極上に配置される第2めっき層と、を含む、積層型電子部品。

(項目2)

前記第1バンド電極は前記第3面と連結され、前記第2バンド電極は前記第4面と連結される、項目1に記載の積層型電子部品。

(項目3)

前記第1バンド電極及び前記第2バンド電極の平均厚さは0.1μm以上である、項目1に記載の積層型電子部品。

(項目4)

前記第1バンド電極及び前記第2バンド電極は、前記第1面と実質的に同一平面をなす、項目1に記載の積層型電子部品。

(項目5)

前記第1バンド電極及び前記第2バンド電極は、前記第1面に埋め込まれて配置される、項目1に記載の積層型電子部品。

(項目6)

前記第1バンド電極及び前記第2バンド電極は、Ni、Cr、Pd、及びPtのうち1つ以上を含む、項目1に記載の積層型電子部品。

(項目7)

前記第1バンド電極及び前記第2バンド電極は、BaTiO₃、TiO₂及びSiO₂のうち1つ以上を含む、項目1に記載の積層型電子部品。

(項目8)

前記第3面の延長線から前記第1バンド電極の端までの前記第2方向の平均サイズをD1、前記第4面の延長線から前記第2バンド電極の端までの前記第2方向の平均サイズをD2、前記第3面と前記第2内部電極が離隔した領域の前記第2方向の平均サイズをG1、前記第4面と前記第1内部電極が離隔した領域の前記第2方向の平均サイズをG2とするとき、

D1 G1及びD2 G2を満たす、項目1に記載の積層型電子部品。

(項目9)

前記本体の第2方向の平均サイズをL、前記第3面の延長線から前記第1バンド電極の端までの前記第2方向の平均サイズをD1、前記第4面の延長線から前記第2バンド電極

10

20

30

40

50

の端までの前記第2方向の平均サイズをD2とするとき、

0.2 D1/L 0.4及び0.2 D2/L 0.4を満たす、項目1に記載の積層型電子部品。

(項目10)

前記第1外部電極は、前記第3面に配置される第1接続部、前記第1接続部から前記第1面と前記第3面を連結するコーナーに延びて配置される第1コーナー部、及び前記第1接続部から前記第2面と前記第3面を連結するコーナーに延びて配置される第3コーナー部を含み、

前記第2外部電極は、前記第4面に配置される第2接続部、前記第2接続部から前記第1面と前記第3面を連結するコーナーに延びて配置される第2コーナー部、及び前記第2接続部から前記第2面と前記第4面を連結するコーナーに延びて配置される第4コーナー部を含み、

前記第3面の延長線から前記第1コーナー部の端までの前記第2方向の平均サイズをB1、前記第4面の延長線から前記第2コーナー部の端までの前記第2方向の平均サイズをB2、前記第3面の延長線から前記第3コーナー部の端までの前記第2方向の平均サイズをB3、前記第4面の延長線から前記第4コーナー部の端までの前記第2方向の平均サイズをB4、前記第3面と前記第2内部電極が離隔した領域の第2方向の平均サイズをG1、前記第4面と前記第1内部電極が離隔した領域の前記第2方向の平均サイズをG2とするとき、

B1 G1、B3 G1、B2 G2、及びB4 G2を満たす、項目1に記載の積層型電子部品。

(項目11)

前記第1外部電極は、前記第3面に配置される第1接続部、前記第1接続部から前記第1面の一部まで延びて配置される第1バンド部、及び前記第1接続部から前記第2面と前記第3面を連結するコーナーに延びて配置される第3コーナー部を含み、

前記第2外部電極は、前記第4面に配置される第2接続部、前記第2接続部から前記第1面の一部まで延びて配置される第2バンド部、及び前記第2接続部から前記第2面と第4面を連結するコーナーに延びて配置される第4コーナー部を含み、

前記第3面の延長線から前記第1バンド部の端までの前記第2方向の平均サイズをB1、前記第4面の延長線から前記第2バンド部の端までの前記第2方向の平均サイズをB2、前記第3面の延長線から前記第3コーナー部の端までの前記第2方向の平均サイズをB3、前記第4面の延長線から前記第4コーナー部の端までの前記第2方向の平均サイズをB4、前記第3面と前記第2内部電極が離隔した領域の前記第2方向の平均サイズをG1、前記第4面と前記第1内部電極が離隔した領域の前記第2方向の平均サイズをG2とするとき、

B1 G1、B3 G1、B2 G2、及びB4 G2を満たす、項目1に記載の積層型電子部品。

(項目12)

前記第2面は、互いに離隔して配置される第3バンド電極及び第4バンド電極を含み、

前記第3バンド電極は前記第1外部電極と連結され、前記第4バンド電極は前記第2外部電極と連結される、項目1に記載の積層型電子部品。

(項目13)

前記第1めっき層は前記第3バンド電極上にさらに配置され、前記第2めっき層は前記第4バンド電極上にさらに配置される、項目12に記載の積層型電子部品。

(項目14)

前記積層型電子部品の前記第2方向の最大サイズは1.1mm以下であり、前記第3方向の最大サイズは0.55mm以下である、項目1に記載の積層型電子部品。

(項目15)

前記誘電体層の平均厚さは0.35μm以下である、項目1に記載の積層型電子部品。

(項目16)

10

20

30

40

50

前記第1内部電極及び前記第2内部電極の平均厚さは0.35μm以下である、項目1に記載の積層型電子部品。

(項目17)

前記誘電体層を間に挟んで交互に配置される前記第1内部電極を及び前記第2内部電極を含む容量形成部、及び前記容量形成部の前記第1方向の両端面上に配置されるカバー部を含み、

前記カバー部の前記第1方向の平均サイズは15μm以下である、項目1に記載の積層型電子部品。

(項目18)

前記本体は、前記第1面と前記第3面を連結する第1-3コーナー、前記第1面と前記第4面を連結する第1-4コーナー、前記第2面と前記第3面を連結する第2-3コーナー、前記第2面と前記第4面を連結する第2-4コーナーを含み、

前記第1-3コーナー及び前記第2-3コーナーは、前記第3面に近づくほど前記本体の前記第1方向の中央に収縮した形態を有し、前記第1-4コーナー及び前記第2-4コーナーは、前記第4面に近づくほど前記本体の前記第1方向の中央に収縮した形態を有し、

前記第1外部電極は、前記第1-3コーナー及び前記第2-3コーナー上に配置されるコーナー部を含み、前記第2外部電極は、前記第1-4コーナー及び前記第2-4コーナー上に配置されるコーナー部を含む、項目1に記載の積層型電子部品。

(項目19)

前記第1外部電極及び前記第2外部電極は、前記第5面及び前記第6面と離隔して配置される、項目1に記載の積層型電子部品。

(項目20)

前記第1外部電極及び前記第2外部電極は、前記第1面及び前記第2面と離隔して配置される、項目1に記載の積層型電子部品。

(項目21)

前記第1外部電極及び前記第2外部電極は、Ni及びNi合金のうち一つ以上を含む、項目1に記載の積層型電子部品。

(項目22)

前記第1面上に配置され、前記第1めっき層と前記第2めっき層との間に配置される追加絶縁層をさらに含む、項目1から21のいずれか一項に記載の積層型電子部品。

(項目23)

誘電体層、及び前記誘電体層を間に挟んで交互に配置される第1内部電極及び第2内部電極を含み、第1方向に向かい合う第1面及び第2面、前記第1面及び前記第2面と連結され、第2方向に向かい合う第3面及び第4面、前記第1面から第4面と連結され、第3方向に向かい合う第5面及び第6面を含み、前記第1面は互いに離隔して配置される第1バンド電極及び第2バンド電極を含む本体と、

前記第3面に配置されて前記第1内部電極及び前記第1バンド電極と連結される第1外部電極と、

前記第4面に配置されて前記第2内部電極及び前記第2バンド電極と連結される第2外部電極と、

前記第1外部電極上に配置される第1絶縁層と、

前記第2外部電極上に配置される第2絶縁層と、

前記第1バンド電極上に配置される第1めっき層と、

前記第2バンド電極上に配置される第2めっき層と、を含む、積層型電子部品。

(項目24)

前記第1バンド電極は前記第3面と連結され、前記第2バンド電極は前記第4面と連結される、項目23に記載の積層型電子部品。

(項目25)

前記第1バンド電極及び前記第2バンド電極の平均厚さは0.1μm以上である、項目

10

20

30

40

50

2 3 に記載の積層型電子部品。

(項目 2 6)

前記第 1 バンド電極及び前記第 2 バンド電極は、前記第 1 面と実質的に同一平面をなす、項目 2 3 に記載の積層型電子部品。

(項目 2 7)

前記第 1 バンド電極及び前記第 2 バンド電極は、前記第 1 面に埋め込まれて配置される、項目 2 3 に記載の積層型電子部品。

(項目 2 8)

前記第 1 バンド電極及び前記第 2 バンド電極は、N i、C r、P d、及びP t のうち 1 つ以上を含む、項目 2 3 に記載の積層型電子部品。

(項目 2 9)

前記第 1 バンド電極及び前記第 2 バンド電極は、B a T i O 3、T i O 2 及びS i O 2 のうち 1 つ以上を含む、項目 2 3 に記載の積層型電子部品。

(項目 3 0)

前記第 3 面の延長線から前記第 1 バンド電極の端までの前記第 2 方向の平均サイズを D 1、前記第 4 面の延長線から前記第 2 バンド電極の端までの前記第 2 方向の平均サイズを D 2、前記第 3 面と前記第 2 内部電極が離隔した領域の前記第 2 方向の平均サイズを G 1、前記第 4 面と前記第 1 内部電極が離隔した領域の前記第 2 方向の平均サイズを G 2 とするとき、

D 1 G 1 及び D 2 G 2 を満たす、項目 2 3 に記載の積層型電子部品。

(項目 3 1)

前記本体の第 2 方向の平均サイズを L、前記第 3 面の延長線から前記第 1 バンド電極の端までの前記第 2 方向の平均サイズを D 1、前記第 4 面の延長線から前記第 2 バンド電極の端までの前記第 2 方向の平均サイズを D 2 とするとき、

0 . 2 D 1 / L 0 . 4 及び 0 . 2 D 2 / L 0 . 4 を満たす、項目 2 3 に記載の積層型電子部品。

(項目 3 2)

前記第 1 外部電極は、前記第 3 面に配置される第 1 接続部、前記第 1 接続部から前記第 1 面と前記第 3 面を連結するコーナーに延びて配置される第 1 コーナー部、及び前記第 1 接続部から前記第 2 面と前記第 3 面を連結するコーナーに延びて配置される第 3 コーナー部を含み、

前記第 2 外部電極は、前記第 4 面に配置される第 2 接続部、前記第 2 接続部から前記第 1 面と前記第 3 面を連結するコーナーに延びて配置される第 2 コーナー部、及び前記第 2 接続部から前記第 2 面と前記第 4 面を連結するコーナーに延びて配置される第 4 コーナー部を含み、

前記第 3 面の延長線から前記第 1 コーナー部の端までの前記第 2 方向の平均サイズを B 1、前記第 4 面の延長線から前記第 2 コーナー部の端までの前記第 2 方向の平均サイズを B 2、前記第 3 面の延長線から前記第 3 コーナー部の端までの前記第 2 方向の平均サイズを B 3、前記第 4 面の延長線から前記第 4 コーナー部の端までの前記第 2 方向の平均サイズを B 4、前記第 3 面と前記第 2 内部電極が離隔した領域の前記第 2 方向の平均サイズを G 1、前記第 4 面と前記第 1 内部電極が離隔した領域の前記第 2 方向の平均サイズを G 2 とするとき、

B 1 G 1、B 3 G 1、B 2 G 2、及び B 4 G 2 を満たす、項目 2 3 に記載の積層型電子部品。

(項目 3 3)

前記第 1 外部電極は、前記第 3 面に配置される第 1 接続部、前記第 1 接続部から前記第 1 面の一部まで延びて配置される第 1 バンド部、及び前記第 1 接続部から前記第 2 面と前記第 3 面を連結するコーナーに延びて配置される第 3 コーナー部を含み、

前記第 2 外部電極は、前記第 4 面に配置される第 2 接続部、前記第 2 接続部から前記第 1 面の一部まで延びて配置される第 2 バンド部、及び前記第 2 接続部から前記第 2 面と前

10

20

30

40

50

記第4面を連結するコーナーに延びて配置される第4コーナー部を含み、

前記第3面の延長線から前記第1バンド部の端までの前記第2方向の平均サイズをB1、前記第4面の延長線から前記第2バンド部の端までの前記第2方向の平均サイズをB2、前記第3面の延長線から前記第3コーナー部の端までの前記第2方向の平均サイズをB3、前記第4面の延長線から前記第4コーナー部の端までの前記第2方向の平均サイズをB4、前記第3面と前記第2内部電極が離隔した領域の前記第2方向の平均サイズをG1、前記第4面と前記第1内部電極が離隔した領域の前記第2方向の平均サイズをG2とするとき、

B1 G1、B3 G1、B2 G2、及びB4 G2を満たす、項目23に記載の積層型電子部品。

10

(項目34)

前記第2面は、互いに離隔して配置される第3バンド電極及び第4バンド電極を含み、

前記第3バンド電極は前記第1外部電極と連結され、前記第4バンド電極は前記第2外部電極と連結される、項目23に記載の積層型電子部品。

(項目35)

前記第1めっき層は前記第3バンド電極上にさらに配置され、前記第2めっき層は前記第4バンド電極上にさらに配置される、項目34に記載の積層型電子部品。

(項目36)

前記積層型電子部品の前記第2方向の最大サイズは1.1mm以下であり、前記第3方向の最大サイズは0.55mm以下である、項目23に記載の積層型電子部品。

20

(項目37)

前記誘電体層の平均厚さは0.35μm以下である、項目23に記載の積層型電子部品。

(項目38)

前記第1内部電極及び前記第2内部電極の平均厚さは0.35μm以下である、項目23に記載の積層型電子部品。

(項目39)

前記誘電体層を間に挟んで交互に配置される第1内部電極及び前記第2内部電極を含む容量形成部、及び前記容量形成部の前記第1方向の両端面上に配置されるカバー部を含み、

30

前記カバー部の前記第1方向の平均サイズは15μm以下である、項目23に記載の積層型電子部品。

(項目40)

前記本体は、前記第1面と前記第3面を連結する第1-3コーナー、前記第1面と前記第4面を連結する第1-4コーナー、前記第2面と前記第3面を連結する第2-3コーナー、前記第2面と第4面を連結する第2-4コーナーを含み、

前記第1-3コーナー及び前記第2-3コーナーは、前記第3面に近づくほど前記本体の前記第1方向の中央に収縮した形態を有し、前記第1-4コーナー及び前記第2-4コーナーは、前記第4面に近づくほど前記本体の前記第1方向の中央に収縮した形態を有し、

40

前記第1外部電極は、前記第1-3コーナー及び前記第2-3コーナー上に配置されるコーナー部を含み、前記第2外部電極は、前記第1-4コーナー及び前記第2-4コーナー上に配置されるコーナー部を含む、項目23に記載の積層型電子部品。

(項目41)

前記第1面から前記第1内部電極及び前記第2内部電極のうち、前記第1面の最も近くに配置された内部電極までの前記第1方向の平均サイズをH1、前記第1面の延長線から前記第1外部電極及び前記第2外部電極上に配置された第1めっき層及び第2めっき層の端までの前記第1方向の平均サイズをH2とするとき、H1 H2を満たす、項目23に記載の積層型電子部品。

(項目42)

50

前記第1面から前記第1内部電極及び前記第2内部電極のうち、前記第1面の最も近くに配置された内部電極までの第1方向の平均サイズをH1、前記第1面の延長線から前記第1外部電極及び前記第2外部電極上に配置された第1めっき層及び第2めっき層の端までの前記第1方向の平均サイズをH2とするとき、 $H1 < H2$ を満たす、項目23に記載の積層型電子部品。

(項目43)

前記本体の前記第1方向の平均サイズをTとするとき、

前記H2及びTは $H2 < T / 2$ を満たす、項目42に記載の積層型電子部品。

(項目44)

前記第1めっき層及び前記第2めっき層は、前記第1面の延長線以下に配置される、項目23に記載の積層型電子部品。 10

(項目45)

前記第1面上に配置され、前記第1めっき層と前記第2めっき層との間に配置される追加絶縁層をさらに含む、項目23に記載の積層型電子部品。

(項目46)

前記第1外部電極及び前記第2外部電極は、Ni及びNi合金のうち一つ以上を含む、項目23に記載の積層型電子部品。

(項目47)

前記第1めっき層及び前記第2めっき層の平均厚さは、前記第1絶縁層及び前記第2絶縁層の平均厚さよりも薄い、項目23に記載の積層型電子部品。 20

(項目48)

前記第1外部電極及び前記第2外部電極は、前記第5面及び前記第6面と離隔して配置される、項目23に記載の積層型電子部品。

(項目49)

前記第1外部電極及び前記第2外部電極は、前記第1面及び前記第2面と離隔して配置される、項目23に記載の積層型電子部品。

(項目50)

前記第1めっき層は、前記第1絶縁層の前記第1外部電極上に配置された端を覆うように配置され、前記第2めっき層は、前記第2絶縁層の前記第2外部電極上に配置された端を覆うように配置される、項目23に記載の積層型電子部品。 30

(項目51)

前記第1絶縁層は、前記第1めっき層の前記第1外部電極上に配置された端を覆うように配置され、前記第2絶縁層は前記第2めっき層の前記第2外部電極上に配置された端を覆うように配置される、項目23に記載の積層型電子部品。

(項目52)

前記第1絶縁層及び前記第2絶縁層は、前記第5面及び前記第6面に延びて互いに連結され、前記第5面及び前記第6面の一部を覆うように配置される、項目23に記載の積層型電子部品。

(項目53)

前記第1絶縁層及び前記第2絶縁層は、前記第5面及び前記第6面に延びて互いに連結され、前記第5面及び前記第6面の全部を覆うように配置される、項目23に記載の積層型電子部品。 40

(項目54)

前記第1絶縁層及び前記第2絶縁層は、前記第2面に延びて互いに連結される、項目23から53のいずれか一項に記載の積層型電子部品。