

589607

94. 3. 31

拾、申請專利範圍

第 92100537 號專利申請案

中文申請專利範圍更正本

94 年 3 月 31 日修正

1. 一種顯示裝置，係含有第 1~第 N(N 為 2 以上之整數)掃描電極，與

交叉於上述第 1~第 N 掃描電極之第 1~第 M(M 為 2 以上之整數)信號電極，與

對應於上述第 1~第 N 掃描電極與上述第 1~第 M 信號電極之交叉位置所配置的像素，與

分別與第 1~第 M 信號電極成對所配置之第 (M+1)~第 2M 信號電極，與

分別對應第 1~第 N 掃描電極所配置之第 (N+1)~第 2N 掃描電極，與

分別對應第 1~第 N 掃描電極所配置之第 (2N+1)~第 3N 掃描電極，其特徵為：

對應第 $j(1 \leq j \leq N, N、j \text{ 為整數})$ 掃描電極與第 $k(1 \leq k \leq M, M、k \text{ 為整數})$ 信號電極之交叉位置所配置的像素則含有

像素電極，與

連接於第 j 掃描電極及第 k 信號電極，且依據第 j 掃描電極之電壓將第 k 信號電極及上述像素電極電連接的第一像素開關元件，與



(2)

連接於第 $(N + j)$ 掃描電極及第 $(M + k)$ 信號電極，且依據第 $(N + j)$ 掃描電極之電壓將第 $(M + k)$ 信號電極及上述像素電極電連接的第二像素開關元件，與

對應上述第 k 信號電極所配置並連接於被供應應給予第一電壓之第 k 電極及上述像素電極間，且依據第 $(2N + j)$ 掃描電極之電壓將上述第 k 電極及上述像素電極電連接的開關元件，

而上述像素電極之電壓

在應給予選擇期間，介上述開關元件被設定於上述第 k 電極之電壓後，復介上述第一或第二像素開關元件被設定於第 k 或第 $(M + k)$ 信號電極之電壓。

2. 如申請專利範圍第 1 項之顯示裝置，其中，係對上述第 k 及第 $(M + k)$ 信號電極，

以對向於上述像素電極所配置對向電極之電位為基準

，

予以供給極性互相反轉之電壓。

3. 一種顯示裝置，係含有第 1～第 N (N 為 2 以上之整數) 掃描電極，與

交叉於上述第 1～第 N 掃描電極之第 1～第 M (M 為 2 以上之整數) 信號電極，與

對應於上述第 1～第 N 掃描電極與上述第 1～第 M 信號電極之交叉位置所配置的像素，與

分別與上述第 1～第 M 信號電極成對所配置之第 $(M + 1) \sim$ 第 $2M$ 信號電極，與



(3)

分別對應前述第 1 ~ 第 N 掃描電極所配置之第 (N + 1) ~ 第 2N 掃描電極，其特徵為：

對應第 j ($1 \leq j \leq N$ ， N 、 j 為整數) 掃描電極與第 k ($1 \leq k \leq M$ ， M 、 k 為整數) 信號電極交叉位置所配置像素則含有像素電極，與

連接於第 j 掃描電極及第 k 信號電極，且依據第 j 掃描電極之電壓將第 k 信號電極及上述像素電極電連接的第一像素開關元件，與

連接於第 $(N + j)$ 掃描電極及第 $(M + k)$ 信號電極，且依據第 $(N + j)$ 掃描電極之電壓將第 $(M + k)$ 信號電極及上述像素電極電連接的第二像素開關元件，

而上述像素電極之電壓

在應給予選擇期間，促使上述第一及第二像素開關元件導通並被設定於應給予中間電壓後，復介上述第一或第二像素開關元件被設定於第 k 或第 $(M + k)$ 信號電極之電壓。

4. 如申請專利範圍第 3 項之顯示裝置，其中，係對上述第 k 及第 $(M + k)$ 信號電極，

以對向於上述像素電極所配置對向電極之電位為基準，

予以供給極性互相反轉之電壓。

5. 一種顯示裝置，係含有第 1 ~ 第 N (N 為 2 以上整數) 掃描電極，與

交叉於上述第 1 ~ 第 N 掃描電極之第 1 ~ 第 M (M 為 2

(4)

以上之整數)信號電極，與

對應於上述第 1～第 N 掃描電極與上述第 1～第 M 信號電極之交叉位置所配置的像素，與

分別對應第 1～第 N 掃描電極所配置之第 $(2N+1) \sim 3N$ 掃描電極，其特徵為：

對應第 $j(1 \leq j \leq N, N、j \text{ 爲整數})$ 掃描電極與第 $k(1 \leq k \leq M, M、k \text{ 爲整數})$ 信號電極之交叉位置所配置的像素則含有

像素電極，與

連接於第 j 掃描電極及第 k 信號電極，且依據第 j 掃描電極之電壓將第 k 信號電極及上述像素電極電連接的第一像素開關元件，與

連接於對應上述第 k 信號電極所配置且被供應應給予第一電壓之第 k 電極與上述像素電極間，並依據第 $(2N+j)$ 掃描電極之電壓將第 k 電極及上述像素電極電連接的開關元件，

而上述像素電極之電壓

在應給予選擇期間，介上述開關元件被設定於上述第 k 電極之電壓後，復介上述第一像素開關元件被設定於第 k 信號電極之電壓。

6. 如申請專利範圍第 1 項之顯示裝置，其中，上述第一電壓係與對向上述像素電極所設對向電極被施加之電壓相同。

7. 如申請專利範圍第 2 項之顯示裝置，其中，上述

(5)

第一電壓係與對向上述像素電極所設對向電極被施加之電壓相同。

8. 如申請專利範圍第 5 項之顯示裝置，其中，上述第一電壓係與對向上述像素電極所設對向電極被施加之電壓相同。

9. 一種電子機器，其特徵為：係含有申請專利範圍第 1 項記載之顯示裝置。

10. 一種電子機器，其特徵為：係含有申請專利範圍第 3 項記載之顯示裝置。

11. 一種電子機器，其特徵為：係含有申請專利範圍第 5 項記載之顯示裝置。

12. 一種顯示裝置之驅動方法，係含有第 1～第 N (N 為 2 以上之整數)掃描電極，與

交叉於上述第 1～第 N 掃描電極之第 1～第 M (M 為 2 以上之整數)信號電極，與

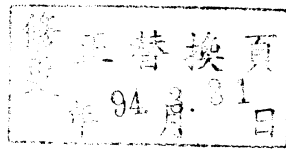
對應於上述第 1～第 N 掃描電極與上述第 1～第 M 信號電極之交叉位置所配置的像素電極，與

依據上述第 1～第 N 掃描電極之電壓將上述第 1～第 M 信號電極及像素電極電連接的第一像素開關元件之顯示裝置之驅動方法，其特徵為：

對應第 j ($1 \leq j \leq N$ ， N 、 j 為整數)掃描電極與第 k ($1 \leq k \leq M$ ， M 、 k 為整數)信號電極之交叉位置所配置的像素之像素電極，

在應給予選擇期間，

589607



(6)

被設定於第一電壓後，復依據上述第 j 掃描電極之電壓被設定於上述第 k 信號電極之電壓。