

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2014-165210

(P2014-165210A)

(43) 公開日 平成26年9月8日(2014.9.8)

(51) Int.Cl.	F I	テーマコード (参考)
<b>H05K 1/14 (2006.01)</b>	H05K 1/14 A	5E344
	H05K 1/14 H	
	H05K 1/14 G	

審査請求 未請求 請求項の数 8 O L (全 10 頁)

(21) 出願番号 特願2013-32450 (P2013-32450)  
 (22) 出願日 平成25年2月21日 (2013.2.21)

(71) 出願人 501398606  
 富士通コンポーネント株式会社  
 東京都品川区東五反田二丁目3番5号  
 (74) 代理人 100107766  
 弁理士 伊東 忠重  
 (74) 代理人 100070150  
 弁理士 伊東 忠彦  
 (72) 発明者 梯 達也  
 東京都品川区東五反田二丁目3番5号 富士通コンポーネント株式会社内  
 (72) 発明者 村永 正和  
 東京都品川区東五反田二丁目3番5号 富士通コンポーネント株式会社内

最終頁に続く

(54) 【発明の名称】 モジュール基板

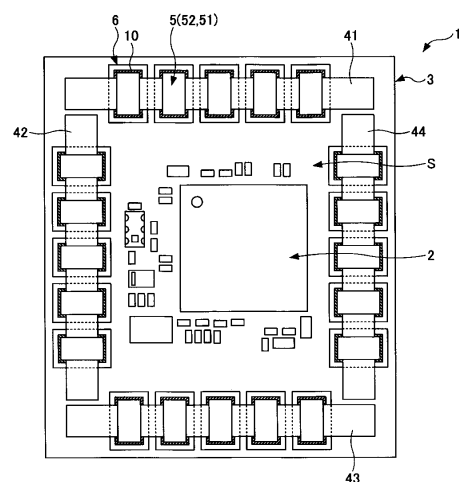
## (57) 【要約】

【課題】メイン基板とサブ基板とのより確実な接合を可能とするモジュール基板を提供すること。

【解決手段】本発明によるモジュール基板1は、両面に電子部品2を実装されるメイン基板3と、メイン基板3の一方面側に配置されるサブ基板4と、サブ基板4の外部に形成される外部電極5と、外部電極5とメイン基板3の一方面側の端子部6とを接合する接合部材10とを含み、外部電極5はサブ基板4の他方面側に位置する他方面部51と一方面側に位置する一方面部52と一方面部52と他方面部51を接続する接続部53を含み、接合部材10の外部電極5との接合面101は他方面部51と接続部53の他方面側の一部とを少なくとも覆うことを特徴とする。

【選択図】 図3

実施例1のモジュール基板1の一実施形態を裏側から見て示す模式図



**【特許請求の範囲】****【請求項 1】**

両面に電子部品を実装されるメイン基板と、当該メイン基板の一方面側に配置されるサブ基板と、当該サブ基板の外部に形成される外部電極と、前記外部電極と前記メイン基板の一方面側の端子部とを接合する接合部材とを含み、前記外部電極は前記サブ基板の他方面側に位置する他方面部と一方面側に位置する一方面部と当該一方面部と前記他方面部を接続する接続部を含み、前記接合部材の前記外部電極との接合面は前記他方面部と前記接続部の他方面側の一部とを少なくとも覆うことを特徴とするモジュール基板。

**【請求項 2】**

前記端子部は前記他方面部よりも外形が大きいことを特徴とする請求項 1 に記載のモジュール基板。 10

**【請求項 3】**

前記メイン基板の接続対象となる接続対象基板の側の端子部と前記外部電極とを接合する一方面側接合部材を含み、当該一方面側接合部材の前記外部電極との接合面は前記一方面部と前記接続部の一方面側の一部とを少なくとも覆うことを特徴とする請求項 2 に記載のモジュール基板。

**【請求項 4】**

前記接続対象基板の側の端子部よりも前記一方面部は外形が大きいことを特徴とする請求項 3 に記載のモジュール基板。

**【請求項 5】**

前記メイン基板を遮蔽する遮蔽部材を含み、当該遮蔽部材の一方面側に突出する端部は前記メイン基板の一方面と面直方向で一致させるとともに、前記接合部材の前記端子部との接合面は前記端部も覆うことを特徴とする請求項 1 ～ 4 のいずれか一項に記載のモジュール基板。 20

**【請求項 6】**

前記サブ基板は前記メイン基板の有する複数の辺に沿って形成されるとともに、前記接続部は前記サブ基板の外縁側と内縁側の側面の少なくともいずれかに形成されることを特徴とする請求項 1 ～ 5 のいずれか一項に記載のモジュール基板。

**【請求項 7】**

前記サブ基板は前記メイン基板の有する縁に個々に対応するサブ基板部分からなることを特徴とする請求項 6 に記載のモジュール基板。 30

**【請求項 8】**

前記サブ基板部分は一の棒状のサブ基板母材を切断して構成されることを特徴とする請求項 7 に記載のモジュール基板。

**【発明の詳細な説明】****【技術分野】****【0001】**

本発明は、モジュール基板に関する。

**【背景技術】****【0002】**

能動素子や受動素子や集積回路などを実装したモジュール基板は、両面に部品が実装されて実装密度を高めること、すなわち、プリント配線板を使用した機能性の高いモジュール基板であることが要求されやすい。 40

**【0003】**

モジュール基板を構成するメイン基板に搭載される部品の集積度を高めるために、メイン基板の両面に部品を配置する構造を採用する場合には、表面実装タイプのマザーボードに適用するにあたって、直接的かつ単純な接続は一般に難しくなる。

**【0004】**

このため、マザーボード側にメイン基板の一方面に実装された部品を収納する彫り込みを設ける、あるいは、半田ボールなどを端子として用いることにより、メイン基板のマザ 50

ーボードへの実装を実現することがある。また、特許文献 1 に記載されるように、メイン基板とマザーボードとの間に棒状のサブ基板を設けてメイン基板の一方面の部品を収納して、メイン基板をマザーボードとの間の電氣的、機械的な接続を実現することも提案されている。

【先行技術文献】

【特許文献】

【0005】

【特許文献 1】特開 2004 - 303944 号公報

【発明の概要】

【発明が解決しようとする課題】

10

【0006】

上述した特許文献 1 においては、メイン基板とサブ基板の接合態様については特に触れていない。一般的にはメイン基板に実装される部品の数と量は増加する傾向にあり、メイン基板の自重の増加による撓みにより、接合部分の負担が増大するため、より堅牢な接合態様が要求されるという問題が生じやすい。

【0007】

本発明は、上記問題に鑑み、メイン基板とサブ基板とのより確実な接合を可能とするモジュール基板を提供することを目的とする。

【課題を解決するための手段】

【0008】

20

上記の問題を解決するため、本発明に係るモジュール基板は、両面に電子部品を実装されるメイン基板と、当該メイン基板の一方面側に配置されるサブ基板と、当該サブ基板の外部に形成される外部電極と、前記外部電極と前記メイン基板の一方面側の端子部とを接合する接合部材とを含み、前記外部電極は前記サブ基板の他方面側に位置する他方面部と一方面側に位置する一方面部と当該一方面部と前記他方面部を接続する接続部を含み、前記接合部材の前記外部電極との接合面は前記他方面部と前記接続部の他方面側の一部とを少なくとも覆うことを特徴とする。

【0009】

ここで、前記端子部は前記他方面部よりも外形が大きいこととしてもよい。また、前記メイン基板の接続対象となる接続対象基板（マザーボード）の側の端子部と前記外部電極とを接合する一方面側接合部材を含み、当該一方面側接合部材の前記外部電極との接合面は前記一方面部と前記接続部の一方面側の一部とを少なくとも覆うこととしてもよい。加えて、前記接続対象基板の側の端子部よりも前記一方面部は外形が大きいこととしてもよい。

30

【0010】

さらに、前記メイン基板を遮蔽する遮蔽部材を含み、当該遮蔽部材の一方面側に突出する端部は前記メイン基板の一方面と面直方向で一致させるとともに、前記接合部材の前記端子部との接合面は前記端部も覆うこととしてもよい。

【0011】

ここで、前記サブ基板は前記メイン基板の有する複数の辺に沿って形成されるとともに、前記接続部は前記サブ基板の外縁側と内縁側の側面の少なくともいずれかに形成されることとしてもよく、前記サブ基板は前記メイン基板の有する縁に個々に対応するサブ基板部分からなることとしてもよい。また、前記サブ基板部分は一の棒状のサブ基板母材を切断して構成されることとしてもよい。

40

【発明の効果】

【0012】

本発明によれば接合部材の外部電極との接合面が他方面部と接続部の他方面側の一部を覆う L 字状又はコの字状の形態となり、サブ基板の外部電極とメイン基板の端子部との接合強度を高めることができる。つまり、本発明はメイン基板とサブ基板とのより確実な接合を可能とすることができる。

50

【図面の簡単な説明】

【 0 0 1 3 】

【図 1】本発明に係る実施例 1 のモジュール基板 1 の一実施形態を他方面側から見て示す模式斜視図である。

【図 2】実施例 1 のモジュール基板 1 の一実施形態の半田層 1 0（接合部材）の接合態様をサブ基板 4 の断面にて示す模式断面図である。

【図 3】実施例 1 のモジュール基板 1 の一実施形態を一方面側から見て示す模式図である。

【図 4】実施例 1 のモジュール基板 1 のサブ基板 4 の具体的態様を示す模式斜視図である。

【図 5】実施例 1 のモジュール基板 1 のサブ基板 4 の具体的態様を示す模式斜視図である。

【図 6】実施例 2 のモジュール基板 1 のシールドカバー 9 と半田層 1 0 との接合態様を示す模式断面図である。

【図 7】実施例 2 のモジュール基板 1 のシールドカバー 9 と半田層 1 0 との接合態様を外側面から見て示す模式図である。

【図 8】実施例 2 のモジュール基板 1 のシールドカバー 9 と半田層 1 0 との接合態様を外側面から見て示す模式図である。

【発明を実施するための形態】

【 0 0 1 4 】

以下、本発明を実施するための形態について、上記の図 1 ～ 8 の添付図面を参照しながら説明する。

【実施例 1】

【 0 0 1 5 】

図 1 に示すように、本実施例 1 のモジュール基板 1 は、能動素子、受動素子、IC、LSI 等を含む電子部品 2 を両面（表裏面）に実装されたメイン基板 3 と、メイン基板 3 の図 1 中下側である一方面側（裏側）に位置するサブ基板 4 と、サブ基板 4 の外面に形成される外部電極 5 と、メイン基板 3 の一方面側に外部電極 5 に対応させて配置されるパッド 6（端子部）と、を含んで構成される。なお、図 1 は面直方向（表裏方向）に構成要素を並列した図であって後述する半田層は図示を省略している。

【 0 0 1 6 】

サブ基板 4 は図 1 に示すように、四辺形状のメイン基板 3 のそれぞれの辺に対応する偏平な長方形断面を有して辺の延びる方向に延在するサブ基板部分 4 1、4 2、4 3、4 4 を組み合わせて枠状に構成され、内部にメイン基板 3 の一方面に配置された複数の電子部品 2 を収納する収納スペース S を形成している。枠状のサブ基板 4 に外部電極 5 は、枠の四隅を除く部分に辺の延びる方向に所定のピッチを有して複数配置される。

【 0 0 1 7 】

外部電極 5 はサブ基板 4 の図 1 中上側の他方面側（表側）に位置する他方面部 5 1 と、一方面側に位置する一方面部 5 2 とを含み、さらに、他方面部 5 1 と一方面部 5 2 とを接続する接続部 5 3 が、サブ基板 4 の収納スペース S 側（内縁側）の側面と、収納スペース S の外側（外縁側）の側面の双方に形成されている。

【 0 0 1 8 】

また、図 1 に示すように、メイン基板 3 の接続対象となるマザーボード 7（接続対象基板）は、サブ基板 4 の一方面側に配置され、マザーボード 7 側のパッド 8（端子部）は、サブ基板 4 上に形成された複数の外部電極 5 の一方面部 5 2 に対応する位置に配列されている。また、メイン基板 3 の他方面側には適宜のシールド体であるシールドカバー 9（遮蔽部材）が配置されて適宜の配線等の手段によりマザーボード 7 側の接地回路に接続されて、メイン基板 3 を外部から遮蔽している。シールドカバー 9 はメイン基板 3 の外縁部に嵌合又は接着により固定される。

【 0 0 1 9 】

10

20

30

40

50

図 1 に示したメイン基板 3 とサブ基板 4 とは、パッド 6 と外部電極 5 とを接続する半田層 10 ( 接合部材 ) を構成する半田を外部電極 5 の他方面部 51 に載置した後、リフローを実行することにより接合されて、本実施例 1 のモジュール基板 1 が構成される。また、モジュール基板 1 に属するサブ基板 4 とマザーボード 7 とは、外部電極 5 とパッド 8 とを接続する半田層 11 ( 一方面側接合部材 ) を構成する半田をパッド 8 に載置した後、リフローを実行することにより接合される。

【 0020 】

図 2 は半田層 10 と半田層 11 が形成されて、モジュール基板 1 がマザーボード 7 に実装された後の、サブ基板 4 の延在する方向に垂直で外部電極 5 を含む断面を含む矢視図である。接続部 53 が側面の双方に形成されることから、図 2 ( a ) に示すように、外部電極 5 は、他方面部 51 を他方面側の長辺、一方面部 52 を一方面側の長辺、一对の接続部 53 を一对の短辺とする長方形をなす。

10

【 0021 】

図 2 ( a ) に示すようにパッド 6 は他方面部 51 よりも外形を大きく形成し、パッド 6 と外部電極 5 とを接合する半田層 10 の外部電極 5 との接合面 101 は、外部電極 5 の他方面部 51 と接続部 53 の他方面側の一部とを覆っている。

【 0022 】

また、パッド 8 は一方面部 52 よりも外形を大きく形成し、パッド 8 と外部電極 5 とを接合する半田層 11 の外部電極 5 との接合面 111 は一方面部 52 と接続部 53 の一方面側の一部を覆っている。なお、図 2 においては、接合面 101、接合面 111 を含む半田層 10、11 の形状をより詳細に示すため、半田層 10、半田層 11 を他の構成要素に比べて大きめにデフォルメして表示している。

20

【 0023 】

つまり、半田層 10 の接合面 101 は図 2 ( a ) に示すサブ基板 4 の辺方向に垂直な断面において、他方面部 51 と左右一对の接続部 53 の他方面側の一部とにより一方面側に指向するコの字状に形成される。接合面 101 の左側の一方面側端とパッド 6 の左端とを結ぶ斜辺と、右側の一方面側端とパッド 6 の右端とを結ぶ斜辺とが半田層 10 の外輪郭をなす。つまりこの斜辺と半田層 10 のうち外部電極 5 からパッド 6 がはみ出た部分を上辺とし接続部 53 を縦辺とする、外部電極 5 の両側にはほぼ三角形のフィレットが形成される。

30

【 0024 】

同様に半田層 11 の接合面 111 も、一方面部 52 と左右一对の接続部 53 の一方面側の一部とにより他方面側に指向するコの字状に形成される。接合面 111 の左側の他方面側端とパッド 8 の左端とを結ぶ斜辺と、右側の他方面側端とパッド 8 の右端とを結ぶ斜辺とが半田層 11 の外輪郭をなす。すなわち半田層 11 の外部電極 5 の左側と右側にも半田層 10 と同様に、ほぼ三角形のフィレットが形成される。なお、フィレットの大きさ寸法は半田層 10、11 を構成する半田の半田量を適宜設定することにより調節する。つまりフィレットを大きくする場合はリフロー時に使用する半田量を多めに設定する。

【 0025 】

図 3 は、メイン基板 3 に半田層 10 を介してサブ基板 4 を接合した後の状態を示す図 1 の一方面側視である。この一方面視においては、パッド 6 が他方面部 51 よりも外形が大きいことに起因して、一方面部 52 のサブ基板部分 41 ~ 44 が位置しない領域に、パッド 6 を外輪郭とし他方面部 51 を内輪郭とするほぼコの字状の形態をなす。

40

【 0026 】

以上述べたように半田層 10 の形態を選択する本実施例 1 のモジュール基板 1 によれば、以下のような有利な作用効果を得ることができる。つまり、外部電極 5 の側方に位置する一对のフィレットを形成して、接合面 101 の面積を大きくし、かつ、半田層 10 が含む一对のフィレットにより両側方から外部電極 5 を抱え込むことができるので、半田層 10 と外部電極 5 との接合強度を高めることができる。

【 0027 】

50

同様に半田層 11 の形態を以上述べた形態に選択することによって、半田層 10 と同様に、外部電極 5 の側方に位置する一对のフィレットを形成して接合面 111 の面積を大きくし、半田層 11 が含む一对のフィレットにより外部電極 5 を抱え込むことができるので、半田層 11 と外部電極 5 との接合強度も高めることができる。

【0028】

なお、図 2 (a) に示したように半田層 10、11 の両側方にフィレットを形成することに換えて、図 2 (b) に示すように収納スペース S 側のみにフィレットを形成することとすることもでき、図 2 (c) に示すように、収納スペース S の外側のみにフィレットを形成することとすることもできる。この場合接続部 53 もフィレットが位置する側のみの配置とされる。図 2 (b) に示す形態は外側の部品実装密度が高い場合に、図 2 (c) は収納スペース S 内のつまりメイン基板 3 の一方面的電子部品 2 の実装密度が高い場合に適用して好適である。

10

【0029】

また、サブ基板 4 については、図 4 (a) に示すように四本のサブ基板部分 41 ~ 44 を組み合わせて形成することに換えて図 4 (b) に示すように予め棒状に形成されたものとすることもできる。また、図 4 (a) に示す形態においては、一の棒状のサブ基板母材 40 を例えば予め V 字溝 40a 等を含んで構成して、V 字溝 40a の箇所でも適宜切断してサブ基板部分 41 ~ 44 を形成することとすることもできる。

【実施例 2】

【0030】

20

上述した実施例 1 においてはシールドカバー 9 の固定をメイン基板 3 の外縁部との嵌合又は接着により行い、マザーボード 7 側の接地回路との接続は適宜の配線により行うこととしたが、半田層 10 を用いて固定し、電氣的接続を半田層 10 とサブ基板 4 を介して行うこともできる。以下それについての実施例 2 について述べる。

【0031】

図 6 に示すように本実施例 2 の半田層 10 は収納スペース S の外側のみにフィレットを有する形態であり、外部電極 5 の接続部 53 は収納スペース S の外側のみに配置される。シールドカバー 9 は図 7 に示すように、サブ基板 4 の外部電極 5 に対応して一側面に突出する舌片部 91 を備えている。舌片部 91 の根元側には打ち抜き加工用の一对のパンチ穴部 92 が形成される。舌片部 91 の一側面の端部 911 はメイン基板 3 の一側面に対して面直方向の位置が一致するように形成される。

30

【0032】

図 6 に示すように、半田層 10 のパッド 6 への接合面 102 は端部 911 も含んで覆うこととしている。本実施例 2 では、メイン基板 3 の外縁部と舌片部 91 との隙間にもリフロー時の半田の濡れ性により半田が濡れ広がって隙間部 1021 が形成され、舌片部 91 の外側面にも半田が濡れ広がって側面部 1022 が形成される。さらに図 7 に示すように、舌片部 91 の両側とメイン基板 3 の外縁部とにより構成されるコーナー部にも半田を濡れ広がらせて、一对の舌辺側部 1023 が形成されている。

【0033】

なお、シールドカバー 9 の端部 911 が接続される外部電極 5 はマザーボード 7 の対応するパッド 8 を介して、マザーボード 7 が内蔵する図示しない接地回路に接続されているものとする。

40

【0034】

本実施例 2 においても実施例 1 と同様に、パッド 6 と外部電極 5 との接合性を高めることができるとともに、接合面 102 を端部 911 をも含んで接合されることとして、半田層 10 によりシールドカバー 9 を電氣的に外部電極 5 に接続して、マザーボード 7 の接地回路に接続することができる。

【0035】

また、半田層 10 が隙間部 1021 を形成し、加えて、舌辺側部 1023 と側面部 1022 を一体的に形成して舌片部 91 を包み込む形態とすることにより、舌片部 91 をメイ

50

ン基板 3 に強固に接合することができる。なお、側面部 1 0 2 2 については、図 8 に示すように省略することもできる。側面部 1 0 2 2 を形成する場合には形成しない場合に比べて半田層 1 0 の形成に用いる半田の量を多くする。

#### 【 0 0 3 6 】

以上本発明の好ましい実施例について詳細に説明したが、本発明は上述した実施例に制限されることなく、本発明の範囲を逸脱することなく、上述した実施例に種々の変形および置換を加えることができる。

#### 【産業上の利用可能性】

#### 【 0 0 3 7 】

本発明は、モジュール基板に関するものであり、半田層 1 0 を構成するための半田量の調節によりメイン基板 3 のパッド 6 とサブ基板 4 の外部電極 5 と接合性を高めることができる。このため本発明は、両面双方において高実装密度が求められるメイン基板 3 をマザーボード 7 に実装する電子機器に適用して有益なものである。

10

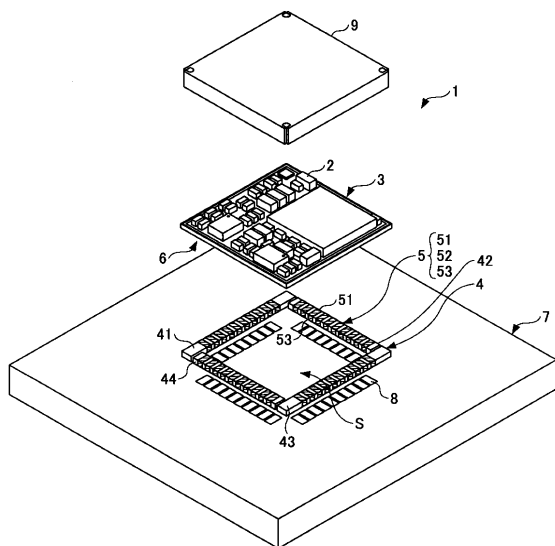
#### 【符号の説明】

#### 【 0 0 3 8 】

1	モジュール基板	
2	電子部品	
3	メイン基板	
4	サブ基板	
4 1 ~ 4	サブ基板部分	20
5	外部電極	
5 1	他方面部	
5 2	一方面部	
5 3	接続部	
6	パッド（端子部：メイン基板 3 側）	
7	マザーボード（接続対象基板）	
8	パッド（端子部：マザーボード 7 側）	
9	シールドカバー（遮蔽部材）	
9 1	舌片部	
9 1 1	端部	30
9 2	パンチ穴部	
1 0	半田層（接合部材）	
1 0 1	接合面（外部電極 5 側）	
1 0 2	接合面（パッド 6 側）	
1 0 2 1	隙間部	
1 0 2 2	側面部	
1 0 2 3	舌辺側部	
1 1	半田層（一方面側接合部材）	
1 1 1	接合面（パッド 8 側）	

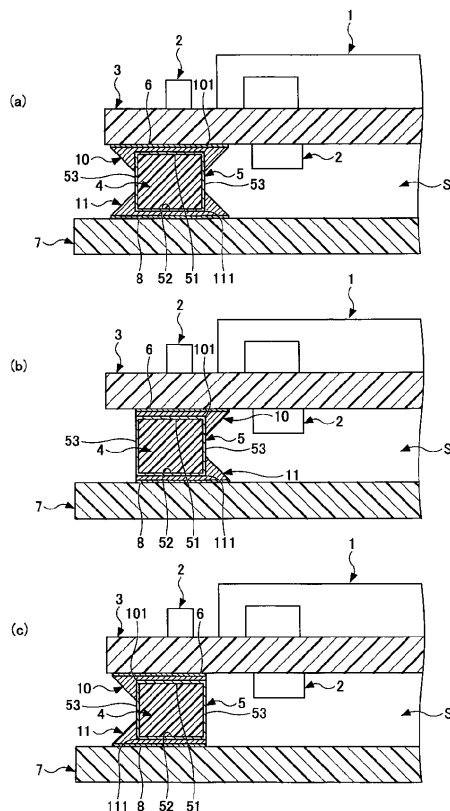
【 図 1 】

本発明に係る実施例1のモジュール基板1の一実施形態を表側から見て示す模式斜視図



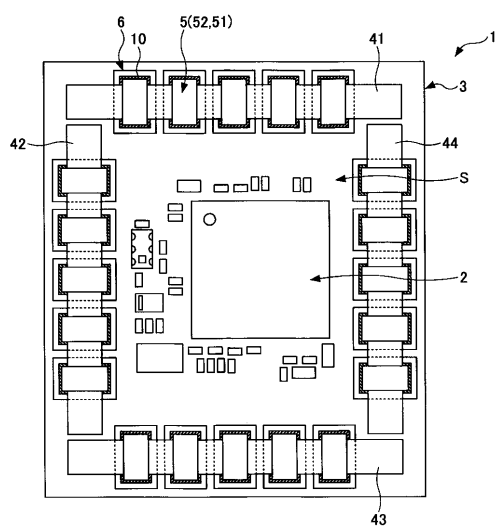
【 図 2 】

実施例1のモジュール基板1の一実施形態の半田層10(接合部材)の接合態様をサブ基板4の断面にて示す模式断面図



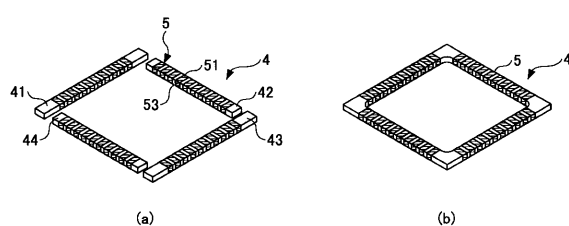
【 図 3 】

実施例1のモジュール基板1の一実施形態を裏側から見て示す模式図



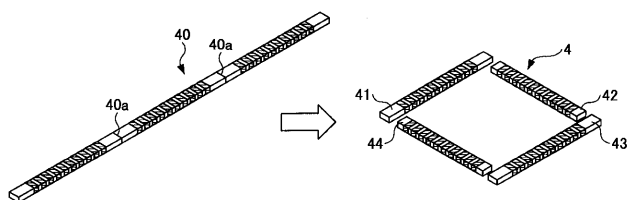
【 図 4 】

実施例1のモジュール基板1のサブ基板4の具体的態様を示す模式斜視図



【 図 5 】

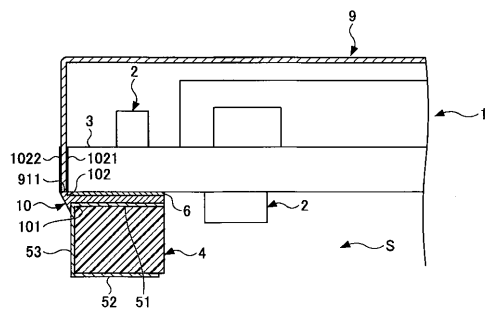
実施例1のモジュール基板1のサブ基板4の具体的態様を示す模式斜視図





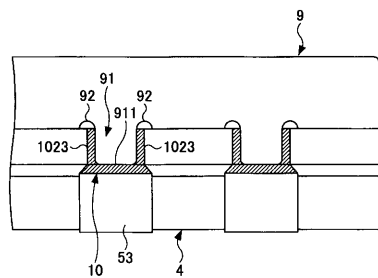
【図 6】

実施例2のモジュール基板1の  
シールドカバー9と半田層10との接合態様を示す模式断面図



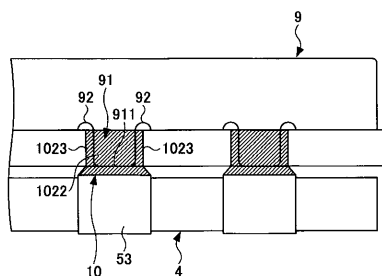
【図 8】

実施例2のモジュール基板1の  
シールドカバー9と半田層10との接合態様を外側面から見て示す模式図



【図 7】

実施例2のモジュール基板1の  
シールドカバー9と半田層10との接合態様を外側面から見て示す模式図



---

フロントページの続き

(72)発明者 山本 真哉

東京都品川区東五反田二丁目 3 番 5 号 富士通コンポーネント株式会社内

F ターム(参考) 5E344 AA01 AA22 BB02 BB03 BB06 CC13 CC25 CD18 CD27 DD02  
DD14 EE07 EE16