

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成 17 年 8 月 4 日 (2005.8.4)

【公開番号】特開 2003-323154 (P2003-323154A)

【公開日】平成 15 年 11 月 14 日 (2003.11.14)

【出願番号】特願 2002-129424 (P2002-129424)

【国際特許分類第 7 版】

G 0 9 G 3/30

G 0 9 G 3/20

H 0 1 L 29/786

H 0 5 B 33/14

【F I】

G 0 9 G 3/30 J

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 4 1 D

G 0 9 G 3/20 6 7 0 J

H 0 5 B 33/14 A

H 0 1 L 29/78 6 2 2

【手続補正書】

【提出日】平成 17 年 1 月 6 日 (2005.1.6)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】発光装置、電子機器

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

発光素子と駆動用トランジスタを含む画素が設けられ、

前記発光素子は、前記駆動用トランジスタのソース電極及びドレイン電極の一方に接続され、

前記駆動用トランジスタのチャネル幅 W とチャネル長 L は、 $L/W \geq 10$ を満たし、

前記駆動用トランジスタのゲート・ソース間電圧 V_{GS} 、ソース・ドレイン間電圧 V_{DS} 、しきい値電圧 V_{TH} が 1 ボルト $|V_{DS}| \geq |V_{GS} - V_{TH}|$ を満たすように、前記駆動用トランジスタのゲート電極に第 1 の電圧が印加され、前記駆動用トランジスタのドレイン電極及びソース電極の他方に第 2 の電圧が印加されることを特徴とする発光装置。

【請求項 2】

請求項 1 において、

前記画素にはスイッチング用トランジスタが設けられ、

前記スイッチング用トランジスタのソース電極及びドレイン電極の一方は前記駆動用トランジスタのゲート電極に接続され、他方はソース線に接続され、

前記スイッチング用トランジスタのゲート電極はゲート線に接続されていることを特徴とする発光装置。

【請求項 3】

請求項 1 又は請求項 2 において、

前記画素には消去用トランジスタが設けられ、

前記消去用トランジスタのソース電極及びドレイン電極の一方は前記駆動用トランジスタのゲート電極に接続され、他方は前記駆動用トランジスタのソース電極に接続されていることを特徴とする発光装置。

【請求項 4】

請求項 1 乃至請求項 3 のいずれか 1 項において、

前記駆動用トランジスタのゲート・ソース間電圧 V_{GS} は、前記駆動用トランジスタのゲート電極と前記駆動用トランジスタの半導体層と、前記ゲート電極と前記半導体層の間のゲート絶縁膜からなる容量素子によって保持されることを特徴とする発光装置。

【請求項 5】

発光素子、第 1 の駆動用トランジスタ及び第 2 の駆動用トランジスタを含む画素が設けられ、

前記発光素子は、前記第 1 の駆動用トランジスタのソース電極及びドレイン電極の一方に接続され、

前記第 1 の駆動用トランジスタのソース電極及びドレイン電極の他方は、前記第 2 の駆動用トランジスタのソース電極及びドレイン電極の一方に接続され、

前記第 1 の駆動用トランジスタのチャンネル幅 W_1 とチャンネル長 L_1 と前記第 2 の駆動用トランジスタのチャンネル幅 W_2 とチャンネル長 L_2 は、 $(L_1 + L_2) / W_1 \geq 10$ 、 $(L_1 + L_2) / W_2 \geq 10$ を満たし、

前記第 1 の駆動用トランジスタのゲート・ソース間電圧 V_{GS1} 、ソース・ドレイン間電圧が V_{DS1} 、しきい値電圧 V_{TH1} が 1 ボルト $|V_{DS1}| \geq |V_{GS1} - V_{TH1}|$ を満たし、前記第 2 の駆動用トランジスタのゲート・ソース間電圧 V_{GS2} 、ソース・ドレイン間電圧 V_{DS2} 、しきい値電圧 V_{TH2} が 1 ボルト $|V_{DS2}| \geq |V_{GS2} - V_{TH2}|$ を満たすように、

前記第 1 の駆動用トランジスタのゲート電極に第 1 の電圧が印加され、前記第 2 の駆動用トランジスタのゲート電極に第 2 の電圧が印加され、前記第 2 の駆動用トランジスタのソース電極及びドレイン電極の他方に第 3 の電圧が印加されることを特徴とする発光装置。

。

【請求項 6】

請求項 5 において、

前記画素にはスイッチング用トランジスタが設けられ、

前記スイッチング用トランジスタのソース電極及びドレイン電極の一方は前記第 2 の駆動用トランジスタのゲート電極に接続され、他方はソース線に接続され、

前記スイッチング用トランジスタのゲート電極はゲート線に接続されていることを特徴とする発光装置。

【請求項 7】

請求項 5 又は請求項 6 において、

前記画素には消去用トランジスタが設けられ、

前記消去用トランジスタのソース電極及びドレイン電極の一方は前記第 2 の駆動用トランジスタのゲート電極に接続され、他方は前記第 2 の駆動用トランジスタのソース電極に接続されていることを特徴とする発光装置。

【請求項 8】

請求項 5 乃至請求項 7 のいずれか 1 項において、

前記第 1 の駆動用トランジスタのゲート・ソース間電圧 V_{GS1} は、前記第 1 の駆動用トランジスタの第 1 のゲート電極と前記第 1 の駆動用トランジスタの第 1 の半導体層と、前記第 1 のゲート電極と前記第 1 の半導体層の間のゲート絶縁膜からなる第 1 の容量素子によって保持され、

前記第 2 の駆動用トランジスタのゲート・ソース間電圧 V_{GS2} は、前記第 2 の駆動用トランジスタの第 2 のゲート電極と前記第 2 の駆動用トランジスタの第 2 の半導体層と、前

記第 2 のゲート電極と前記第 2 の半導体層の間の前記ゲート絶縁膜からなる第 2 の容量素子によって保持されることを特徴とする発光装置。

【請求項 9】

請求項 1 乃至請求項 8 のいずれか一項に記載の前記発光装置を用いた電子機器。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0 0 4 5

【補正方法】変更

【補正の内容】

【0 0 4 5】

同様に、図 2 (C) (D) において、発光素子 3 0 8 の一方の電極が接地されているとすると、発光素子 3 0 8 を流れる電流値 I_{DS} は、以下の式 (3) を満たす。なお、標準サイズのトランジスタ 3 0 7 には抵抗値 R_T はほとんど存在しないので、ここでは抵抗値 R_T はゼロと仮定する。