

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 6 部門第 2 区分
 【発行日】平成 17 年 9 月 2 日 (2005.9.2)

【公開番号】特開 2003-263130 (P2003-263130A)

【公開日】平成 15 年 9 月 19 日 (2003.9.19)

【出願番号】特願 2002-64532 (P2002-64532)

【国際特許分類第 7 版】

G 0 9 G 3/30

G 0 9 G 3/20

H 0 5 B 33/14

【F I】

G 0 9 G 3/30 J

G 0 9 G 3/20 6 1 1 H

G 0 9 G 3/20 6 2 4 B

G 0 9 G 3/20 6 4 1 D

G 0 9 G 3/20 6 4 2 A

H 0 5 B 33/14 A

【手続補正書】

【提出日】平成 17 年 3 月 7 日 (2005.3.7)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】発光装置、電子機器

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

直列に接続された複数のトランジスタを含む駆動用素子、第 1 のスイッチ、第 2 のスイッチ、第 3 のスイッチ及び自発光素子を含む画素が設けられ、

前記複数のトランジスタの各々のゲート電極は、互いに接続され、

前記第 1 のスイッチは、前記複数のトランジスタと信号線の導通を制御し、

前記第 2 のスイッチは、前記複数のトランジスタと電源線の導通を制御し、

前記第 3 のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、

前記第 1 のスイッチ、前記第 2 のスイッチ及び前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々に、前記画素に対する映像信号の入力に基づく第 1 の電流が流れ、

前記第 1 のスイッチと前記第 2 のスイッチがオフであり、前記第 3 のスイッチと前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々と前記自発光素子に、前記映像信号に基づく第 2 の電流が流れ、

前記自発光素子の対向電極の電位を変えることにより、前記自発光素子に逆方向バイアスの電圧を印加することを特徴とする発光装置。

【請求項 2】

直列に接続された複数のトランジスタを含む駆動用素子、第 1 のスイッチ、第 2 のスイ

ツチ、第3のスイッチ、第4のスイッチ及び自発光素子を含む画素が設けられ、
前記複数のトランジスタの各々のゲート電極は、互いに接続され、
前記第1のスイッチは、前記複数のトランジスタと信号線の導通を制御し、
前記第2のスイッチと前記第4のスイッチは、前記複数のトランジスタと電源線の導通を制御し、
前記第3のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、
前記第1のスイッチ、前記第2のスイッチ及び前記複数のトランジスタがオンのとき、
前記複数のトランジスタの各々に、前記画素に対する映像信号の入力に基づく第1の電流が流れ、
前記第1のスイッチと前記第2のスイッチがオフであり、前記第3のスイッチと前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々と前記自発光素子に、前記映像信号に基づく第2の電流が流れ、
前記第4のスイッチがオンのとき、前記複数のトランジスタはオフになり、
前記自発光素子の対向電極の電位を変えることにより、前記自発光素子に逆方向バイアスの電圧を印加することを特徴とする発光装置。

【請求項3】

直列に接続された複数のトランジスタを含む駆動用素子、第1のスイッチ、第2のスイッチ、第3のスイッチ、第4のスイッチ及び自発光素子を含む画素が設けられ、
前記複数のトランジスタの各々のゲート電極は、互いに接続され、
前記第1のスイッチは、前記複数のトランジスタと信号線の導通を制御し、
前記第2のスイッチは、前記複数のトランジスタと第1の電源線の導通を制御し、
前記第3のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、
前記第4のスイッチは、前記自発光素子と第2の電源線の導通を制御することを特徴とする発光装置。

【請求項4】

直列に接続された複数のトランジスタを含む駆動用素子、第1のスイッチ、第2のスイッチ、第3のスイッチ、第4のスイッチ及び自発光素子を含む画素が設けられ、
前記複数のトランジスタの各々のゲート電極は、互いに接続され、
前記第1のスイッチは、前記複数のトランジスタと信号線の導通を制御し、
前記第2のスイッチは、前記複数のトランジスタと第1の電源線の導通を制御し、
前記第3のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、
前記第4のスイッチは、前記自発光素子と第2の電源線の導通を制御し、
前記第1のスイッチ、前記第2のスイッチ及び前記複数のトランジスタがオンのとき、
前記複数のトランジスタの各々に、前記画素に対する映像信号の入力に基づく第1の電流が流れ、
前記第1のスイッチと前記第2のスイッチがオフであり、前記第3のスイッチと前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々と前記自発光素子に、前記映像信号に基づく第2の電流が流れ、
前記第3のスイッチがオフであり、前記第4のスイッチがオンのとき、前記自発光素子に逆方向バイアスの電圧が印加されることを特徴とする発光装置。

【請求項5】

直列に接続された複数のトランジスタを含む駆動用素子、第1のスイッチ、第2のスイッチ、第3のスイッチ、第4のスイッチ、第5のスイッチ及び自発光素子を含む画素が設けられ、
前記複数のトランジスタの各々のゲート電極は、互いに接続され、
前記第1のスイッチは、前記複数のトランジスタと信号線の導通を制御し、
前記第2のスイッチと前記第5のスイッチは、前記複数のトランジスタと第1の電源線の導通を制御し、
前記第3のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、
前記第4のスイッチは、前記自発光素子と第2の電源線の導通を制御することを特徴と

する発光装置。

【請求項 6】

直列に接続された複数のトランジスタを含む駆動用素子、第 1 のスイッチ、第 2 のスイッチ、第 3 のスイッチ、第 4 のスイッチ、第 5 のスイッチ及び自発光素子を含む画素が設けられ、

前記複数のトランジスタの各々のゲート電極は、互いに接続され、

前記第 1 のスイッチは、前記複数のトランジスタと信号線の導通を制御し、

前記第 2 のスイッチと前記第 5 のスイッチは、前記複数のトランジスタと第 1 の電源線の導通を制御し、

前記第 3 のスイッチは、前記複数のトランジスタと前記自発光素子の導通を制御し、

前記第 4 のスイッチは、前記自発光素子と第 2 の電源線の導通を制御し、

前記第 1 のスイッチ、前記第 2 のスイッチ及び前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々に、前記画素に対する映像信号の入力に基づく第 1 の電流が流れ、

前記第 1 のスイッチと前記第 2 のスイッチがオフであり、前記第 3 のスイッチと前記複数のトランジスタがオンのとき、前記複数のトランジスタの各々と前記自発光素子に、前記映像信号に基づく第 2 の電流が流れ、

前記第 5 のスイッチがオンのとき、前記複数のトランジスタはオフになり、

前記第 3 のスイッチがオフであり、前記第 4 のスイッチがオンのとき、前記自発光素子に逆方向バイアスの電圧が印加されることを特徴とする発光装置。

【請求項 7】

請求項 1 乃至請求項 6 のいずれか 1 項において、

前記第 1 のスイッチは、少なくとも 2 つのトランジスタを含むことを特徴とする発光装置。

【請求項 8】

請求項 1 乃至請求項 6 のいずれか 1 項において、

前記第 2 のスイッチは、少なくとも 1 つのトランジスタを含むことを特徴とする発光装置。

【請求項 9】

請求項 1 乃至請求項 6 のいずれか 1 項において、

前記第 3 のスイッチは、少なくとも 1 つのトランジスタを含むことを特徴とする発光装置。

【請求項 10】

請求項 1 乃至請求項 6 のいずれか 1 項において、

前記第 4 のスイッチは、トランジスタであることを特徴とする発光装置。

【請求項 11】

請求項 3 乃至請求項 6 のいずれか 1 項において、

前記第 4 のスイッチは、ゲートとドレインが接続されたトランジスタ、又はダイオードであることを特徴とする発光装置。

【請求項 12】

請求項 5 又は請求項 6 において、

前記第 5 のスイッチは、少なくとも 1 つのトランジスタを含むことを特徴とする発光装置。

【請求項 13】

請求項 1、請求項 2、請求項 4 又は請求項 6 において、

前記第 1 の電流 I_W 、前記第 2 の電流 I_E 、及び前記複数のトランジスタの個数 n (n は自然数) は、 $I_W = n^2 \times I_E$ を満たすことを特徴とする発光装置。

【請求項 14】

請求項 1 乃至請求項 13 のいずれか 1 項において、

前記画素には容量素子が設けられており、

前記容量素子は、前記複数のトランジスタのゲート電極の電位を保持することを特徴とする発光装置。

【請求項 15】

請求項 1 乃至請求項 14 のいずれか一項において、

駆動回路が設けられており、

前記画素と前記駆動回路は、同じ基板上に設けられていることを特徴とする発光装置。

【請求項 16】

請求項 1 乃至請求項 14 のいずれか一項において、

駆動回路が設けられており、

前記画素と前記駆動回路は、同じ基板上に設けられており、

前記駆動回路は、走査線駆動回路を有することを特徴とする発光装置。

【請求項 17】

請求項 1 乃至請求項 14 のいずれか一項において、

駆動回路が設けられており、

前記画素と前記駆動回路は、同じ基板上に設けられており、

前記駆動回路は、信号線駆動回路を有することを特徴とする発光装置。

【請求項 18】

請求項 1 乃至請求項 14 のいずれか一項において、

駆動回路が設けられており、

前記画素と前記駆動回路は、同じ基板上に設けられており、

前記駆動回路は、信号線駆動回路と走査線駆動回路を有することを特徴とする発光装置

。

【請求項 19】

請求項 17 又は請求項 18 において、

前記信号線駆動回路は、電圧形式の映像信号を電流形式の映像信号に変換する動作又は電圧形式のビデオ信号を増幅する動作を行う電圧電流変換回路を有することを特徴とする発光装置。

【請求項 20】

請求項 1 乃至請求項 19 のいずれか一項において、

前記自発光素子は、有機発光ダイオードであることを特徴とする発光装置。

【請求項 21】

請求項 1 乃至請求項 20 のいずれか一項に記載の前記発光装置を用いた電子機器。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0065

【補正方法】変更

【補正の内容】

【0065】

図3(A)に示す画素11においては、第1スイッチ12又は第2スイッチ13のトランジスタ51～54、第4スイッチ18のトランジスタ60はnチャンネル型であり、第3スイッチ14のトランジスタ55はpチャンネル型である。これは、図2(A)(B)の例の場合と異なっている。しかしこれは、スイッチのトランジスタのチャンネル型に関して、特に制限がないことを例示したものにすぎない。

【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0073

【補正方法】変更

【補正の内容】

【0073】

図4(A)には、j行i列目に配置された画素11を示す。そして画素11は、信号線(S

i)、電源線(Vi)、第1走査線(Gaj)、第2走査線(Gbj)、トランジスタ91~103、106、容量素子104、自発光素子105を有する。図4(A)に示す画素11は、図1(B)に示す画素11を具体的にトランジスタで図示したものであり、pチャネル型のトランジスタ91~94は第1スイッチ12に相当する。pチャネル型のトランジスタ95~98は第2スイッチ13に相当し、nチャネル型のトランジスタ99は第3スイッチ14に相当する。pチャネル型のトランジスタ100~103は駆動用素子15に相当する。nチャネル型のトランジスタ106は第4スイッチ18に相当する。

【手続補正5】

【補正対象書類名】明細書

【補正対象項目名】0105

【補正方法】変更

【補正の内容】

【0105】

そして、図11(A)(B)に示す画素11に逆方向バイアスを印加するときの動作を図11(C)を用いて説明する。第3走査線(Gcj)を介してスイッチ19bに信号が入力されて、スイッチ19bが導通状態になると、自発光素子17に逆方向バイアスが印加される。つまり、スイッチ19bが導通状態になると、電源線(Vai)と自発光素子17とが電氣的に接続された状態になるようにする。このとき、上記電源線(Vai)の電位を発光素子17の対向電源19aの電位よりも低くしておくことで、上記スイッチ19bが導通状態になると同時に、自発光素子17に逆方向バイアスが印加されるようにする。

【手続補正6】

【補正対象書類名】明細書

【補正対象項目名】0106

【補正方法】変更

【補正の内容】

【0106】

なおスイッチ19bには、図11(D)に示すトランジスタ、図11(E)に示すダイオード、図11(F)に示すゲート電極とドレイン電極とが接続されたnチャネル型のトランジスタ、図11(G)に示すゲート電極とドレイン電極とが接続されたpチャネル型のトランジスタなどが用いられる。なお、スイッチ19bとしてトランジスタのような三端子素子を用いるときには、図11(A)に示す画素11では第2走査線(Gbj)、図11(B)に示す画素11では第3走査線(Gcj)を配置することが必要だが、図11(E)に示すダイオードや、ゲート電極とドレイン電極とが接続されたトランジスタなどの2端子素子を用いるときは、上記のような配線を配置する必要はない。

【手続補正7】

【補正対象書類名】明細書

【補正対象項目名】0110

【補正方法】変更

【補正の内容】

【0110】

逆方向バイアスを印加する動作は、まず第3走査線(Gcj)を介して入力される信号により、トランジスタ125が導通状態になると、自発光素子121と電源線(Vai)が電氣的に接続された状態になる。このとき、電源線(Vai)の電位を、自発光素子121の電位よりも低くしておくことで、トランジスタ125が導通状態になると同時に、自発光素子121に逆方向バイアスを印加することが出来る。

【手続補正8】

【補正対象書類名】明細書

【補正対象項目名】0114

【補正方法】変更

【補正の内容】

【 0 1 1 4 】

図 6 には、j 行 i 列目の画素 1 1 を示す。図 6 において、二点破線で囲んだ領域が画素 1 1 に相当する。点模様の領域は、ポリシリコン膜である。右上り斜線と右下り二重斜線は、それぞれ別の層の導電体膜（金属膜等）である。パツ印は層間の接触点を示す。そして、チェック模様の領域 8 6 は自発光素子 8 4 の陽極に相当する。

【 手 続 補 正 9 】

【 補 正 対 象 書 類 名 】 明 細 書

【 補 正 対 象 項 目 名 】 0 1 2 6

【 補 正 方 法 】 変 更

【 補 正 の 内 容 】

【 0 1 2 6 】

次いで、信号線駆動回路 1 8 0 3 の例を、図 7 (C) を用いて説明する。図 7 (C) に示す信号線駆動回路 1 8 0 3 は、シフトレジスタ 1 8 3 1、第 1 のラッチ回路 1 8 3 2、第 2 のラッチ回路 1 8 3 3、電圧電流変換回路 1 8 3 4 を有している。