

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成26年10月30日(2014.10.30)

【公開番号】特開2013-65969(P2013-65969A)

【公開日】平成25年4月11日(2013.4.11)

【年通号数】公開・登録公報2013-017

【出願番号】特願2011-202335(P2011-202335)

【国際特許分類】

H 03M 1/10 (2006.01)

H 03M 1/56 (2006.01)

H 04N 5/378 (2011.01)

H 04N 5/374 (2011.01)

【F I】

H 03M 1/10 A

H 03M 1/56

H 04N 5/335 7 8 0

H 04N 5/335 7 4 0

【手続補正書】

【提出日】平成26年9月16日(2014.9.16)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

アナログ信号を入力するための入力端子と、

非反転入力端子、反転入力端子及び出力端子を有し、前記非反転入力端子に供給された電圧と前記反転入力端子に供給された電圧との比較結果に応じた出力信号を前記出力端子から出力する比較器と、

前記比較器の前記反転入力端子の電圧を保持するための補正用キャパシタと、

前記比較器からの前記出力信号に応じてデジタルデータを出力する出力回路と、

時間的に変化する参照信号を信号源から前記比較器へ供給するための参照信号供給線と

、前記比較器の前記反転入力端子と前記比較器の前記出力端子との間に接続されたスイッチと

を備え、

前記入力端子に第1アナログ信号が入力されている間に前記スイッチをオンにし、その後に前記スイッチをオフにすることによって前記補正用キャパシタに第1電圧を保持させた後に、前記入力端子に入力された第2アナログ信号を前記比較器の前記非反転入力端子に供給しつつ、前記参照信号を用いて、前記比較器の前記非反転入力端子に供給されている前記第2アナログ信号又は前記補正用キャパシタに保持されている前記第1電圧を変化させることによって、前記参照信号の時間的变化の開始から前記比較器の出力信号が変化するまでの時間に依存するデジタルデータを前記第2アナログ信号に対応するデジタルデータとして前記出力回路から出力するように動作する

ことを特徴とするA/D変換器。

【請求項2】

前記補正用キャパシタに前記第1電圧が保持された状態において、前記第1アナログ信

号を前記比較器の前記非反転入力端子に供給しつつ、前記参照信号を用いて、前記比較器の前記非反転入力端子に供給されている前記第1アナログ信号又は前記補正用キャパシタに保持されている前記第1電圧を変化させることによって、前記参照信号の時間的变化の開始から前記比較器の出力信号が変化するまでの時間に依存するデジタルデータを前記第1アナログ信号に対応するデジタルデータとして前記出力回路から更に出力するように動作することを特徴とする請求項1に記載のA/D変換器。

【請求項3】

前記第1電圧は、前記第1アナログ信号と前記比較器のオフセット電圧との合計に対応することを特徴とする請求項1又は2に記載のA/D変換器。

【請求項4】

前記参照信号はランプ信号であることを特徴とする請求項1乃至3の何れか1項に記載のA/D変換器。

【請求項5】

前記補正用キャパシタは第1電極及び第2電極を有し、  
前記補正用キャパシタの前記第1電極が前記比較器の前記反転入力端子に接続され、  
前記補正用キャパシタに前記第1電圧が保持された状態において、前記補正用キャパシタの前記第2電極に前記参照信号を供給することによって、前記補正用キャパシタに保持されている前記第1電圧が変化することを特徴とする請求項1乃至4の何れか1項に記載のA/D変換器。

【請求項6】

前記比較器の前記非反転入力端子に接続された第1電極と、第2電極とを有するサンプリング用キャパシタを更に備え、  
補正用キャパシタに前記第1電圧が保持されるとともに、前記サンプリング用キャパシタに前記第2アナログ信号が保持された状態において、前記サンプリング用キャパシタの前記第2電極に前記参照信号を供給することによって、前記比較器の前記非反転入力端子に供給されている前記第2アナログ信号が変化することを特徴とする請求項1乃至4の何れか1項に記載のA/D変換器。

【請求項7】

前記A/D変換器は、前記サンプリング用キャパシタを2つ備え、  
一方のサンプリング用キャパシタに前記第1アナログ信号が保持され、他方のサンプリング用キャパシタに前記第2アナログ信号が保持されることを特徴とする請求項6に記載のA/D変換器。

【請求項8】

請求項1乃至7の何れか1項に記載のA/D変換器と、  
複数の画素を有し、それぞれの画素について、光電変換により得られた電荷に依存する画素信号を生成するアナログ信号生成部と、  
前記画素信号を前記第2アナログ信号として前記A/D変換器に供給して前記画素信号に対応するデジタルデータを出力させる制御部と  
を備えることを特徴とする固体撮像装置。

【請求項9】

前記複数の画素のそれぞれは、画素のリセット時のノイズ信号を更に生成し、  
前記制御部は、前記ノイズ信号を前記第1アナログ信号として前記A/D変換器に供給することを特徴とする請求項8に記載の固体撮像装置。

【請求項10】

前記アナログ信号生成部は、前記画素からの信号を增幅する增幅回路を更に備え、  
前記増幅回路は、前記複数の画素から供給された画素のリセットレベルの信号に基づいて前記ノイズ信号を生成し、光電変換により発生した電荷に応じた信号が前記リセットレベルの信号に重畠した信号に基づいて前記画素信号を生成することを特徴とする請求項9に記載の固体撮像装置。

【請求項11】

前記複数の画素の画素列ごとに前記A／D変換器を備えることを特徴とする請求項8乃至10の何れか1項に記載の固体撮像装置。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0005

【補正方法】変更

【補正の内容】

【0005】

上記課題に鑑みて、本発明の第1側面に係るA／D変換器は、ナログ信号を入力するための入力端子と、非反転入力端子、反転入力端子及び出力端子を有し、前記非反転入力端子に供給された電圧と前記反転入力端子に供給された電圧との比較結果に応じた出力信号を前記出力端子から出力する比較器と、前記比較器の前記反転入力端子の電圧を保持するための補正用キャパシタと、前記比較器からの前記出力信号に応じてデジタルデータを出力する出力回路と、時間的に変化する参照信号を信号源から前記比較器へ供給するための参照信号供給線と、前記比較器の前記反転入力端子と前記比較器の前記出力端子との間に接続されたスイッチと

を備え、前記入力端子に第1アナログ信号が入力されている間に前記スイッチをオンにし、その後に前記スイッチをオフにすることによって前記補正用キャパシタに第1電圧を保持させた後に、前記入力端子に入力された第2アナログ信号を前記比較器の前記非反転入力端子に供給しつつ、前記参照信号を用いて、前記比較器の前記非反転入力端子に供給されている前記第2アナログ信号又は前記補正用キャパシタに保持されている前記第1電圧を変化させることによって、前記参照信号の時間的变化の開始から前記比較器の出力信号が変化するまでの時間に依存するデジタルデータを前記第2アナログ信号に対応するデジタルデータとして前記出力回路から出力するように動作することを特徴とする。