

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2018-506881

(P2018-506881A)

(43) 公表日 平成30年3月8日(2018.3.8)

(51) Int.Cl.		F I				テーマコード (参考)
H04W 28/04	(2009.01)	H04W 28/04	110			5K014
H04L 1/16	(2006.01)	H04L 1/16				5K067
H04W 28/06	(2009.01)	H04W 28/06	110			

審査請求 未請求 予備審査請求 有 (全 51 頁)

(21) 出願番号	特願2017-533619 (P2017-533619)	(71) 出願人	595020643
(86) (22) 出願日	平成27年12月23日 (2015.12.23)		クアルコム・インコーポレイテッド
(85) 翻訳文提出日	平成29年8月21日 (2017.8.21)		QUALCOMM INCORPORATED
(86) 国際出願番号	PCT/US2015/000267		ED
(87) 国際公開番号	W02016/105515		アメリカ合衆国、カリフォルニア州 92
(87) 国際公開日	平成28年6月30日 (2016.6.30)		121-1714、サン・ディエゴ、モア
(31) 優先権主張番号	62/096,168		ハウス・ドライブ 5775
(32) 優先日	平成26年12月23日 (2014.12.23)	(74) 代理人	100108855
(33) 優先権主張国	米国 (US)		弁理士 蔵田 昌俊
(31) 優先権主張番号	62/183,176	(74) 代理人	100109830
(32) 優先日	平成27年6月22日 (2015.6.22)		弁理士 福原 淑弘
(33) 優先権主張国	米国 (US)	(74) 代理人	100158805
(31) 優先権主張番号	62/190,239		弁理士 井関 守三
(32) 優先日	平成27年7月8日 (2015.7.8)	(74) 代理人	100112807
(33) 優先権主張国	米国 (US)		弁理士 岡田 貴志

最終頁に続く

(54) 【発明の名称】 フラグメント化確認応答シグナリングを用いた、短縮されたブロック確認応答

(57) 【要約】

本開示のある態様は、フラグメントを確認応答できる短縮されたブロック確認応答 (ブロック Ack) フレームを使用するための方法および装置を提供する。そのような短縮されたブロック Ack フレームは、IEEE 802.11 規格中の基本ブロック Ack フレームより短い長さ (すなわち、< 128 オクテット) を有するビットマップフィールドを含み得る。ワイヤレス通信のための1つの例となる方法は、一般に、複数のプロトコルデータユニット (PDU) (例えば、媒体アクセス制御 (MAC) プロトコルデータユニット (MPDU)) を受信することと、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないサービスデータユニット (SDU) (例えば、MAC サービスデータユニット (MSDU)) に関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定することと、決定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロック Ack フレームを送

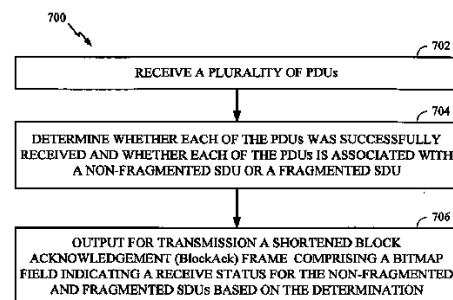


FIG. 7

【特許請求の範囲】**【請求項 1】**

ワイヤレス通信のための装置であって、
メモリと、
前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を受信することと、

前記 P D U の各々が成功裏に受信されたかどうか、および前記 P D U の各々がフラグメント化されていないサービスデータユニット (S D U) に関連付けられているかまたはフラグメント化された S D U に関連付けられているかを決定することと、

前記決定に基づいて、前記フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを送信のために出力することと、

を行うように構成されたプロセッサと、
を備える、装置。

【請求項 2】

前記複数の P D U は、複数のメディアアクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え、前記フラグメント化されていない S D U およびフラグメント化された S D U は、フラグメント化されていない M A C サービスデータユニット (M S D U) およびフラグメント化された M S D U を備える、請求項 1 の装置。

【請求項 3】

前記複数の M P D U は、アグリゲートされた M P D U (A - M P D U) を備える、請求項 2 の装置。

【請求項 4】

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、固定長を有する、請求項 1 の装置。

【請求項 5】

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、請求項 1 の装置。

【請求項 6】

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有する、請求項 1 の装置。

【請求項 7】

前記短縮されたブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメント、または前記フラグメント化された S D U のうちの 1 つのための唯一のフラグメントのうちの少なくとも 1 つ、についての前記受信状態を示す、請求項 1 の装置。

【請求項 8】

前記プロセッサは、前記短縮されたブロック A c k が送信のために出力される前に、基本ブロック A c k フレームよりも前記短縮されたブロック A c k フレームを選択するようにさらに構成される、請求項 1 の装置。

【請求項 9】

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット (P D U) の送信機とのネゴシエーションに参加するようにさらに構成される、請求項 1 の装置。

【請求項 10】

前記 1 つまたは複数のパラメータは、サポートされる併存するフラグメント化された送

10

20

30

40

50

信の最大数、最小フラグメント長、またはS D Uのためのフラグメントが維持される期間を示す受信タイム値のうちの少なくとも1つを備える、請求項9の装置。

【請求項11】

前記1つまたは複数のパラメータは、フラグメント化がサポートされているかどうかのインジケーションを備える、請求項9の装置。

【請求項12】

前記ネゴシエーションは、前記送信機との関連付けの間に実行される、請求項9の装置。

【請求項13】

ワイヤレス通信のための装置であって、
メモリと、
前記メモリに結合され、

10

複数のプロトコルデータユニット(P D U)を送信のために出力することと、ここにおいて、前記P D Uの各々は、フラグメント化されていないサービスデータユニット(S D U)またはフラグメント化されたS D Uに関連付けられている、

前記フラグメント化されていないS D Uおよびフラグメント化されたS D Uについての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答(ブロックA c k)フレームを受信することと、

前記フラグメント化されていないS D Uおよびフラグメント化されたS D Uが成功裏に受信されたかどうかを決定するために前記短縮されたブロックA c kフレーム中の前記ビットマップフィールドを処理することと、

20

を行うように構成されたプロセッサと、
を備える、装置。

【請求項14】

前記複数のP D Uは、複数のメディアアクセス制御(M A C)プロトコルデータユニット(M P D U)を備え、前記フラグメント化されていないおよびフラグメント化されたS D Uは、フラグメント化されていないM A Cサービスデータユニット(M S D U)およびフラグメント化されたM S D Uを備える、請求項13の装置。

【請求項15】

前記複数のM P D Uは、アグリゲートされたM P D U(A - M P D U)を備える、請求項14の装置。

30

【請求項16】

前記短縮されたブロックA c kフレーム中の前記ビットマップフィールドは、固定長を有する、請求項13の装置。

【請求項17】

前記短縮されたブロックA c kフレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていないS D Uおよびフラグメント化されたS D Uの数は、可変である、請求項16の装置。

【請求項18】

前記短縮されたブロックA c kフレーム中の前記ビットマップフィールドは、可変長を有する、請求項13の装置。

40

【請求項19】

前記短縮されたブロックA c kフレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていないS D Uのうちの1つ、または、前記フラグメント化されたS D Uのうちの1つの最初のフラグメント、前記フラグメント化されたS D Uのうちの1つの全てのフラグメントについてまとめて、または前記フラグメント化されたS D Uのうちの1つのための唯一のフラグメントのうちの少なくとも1つについて、の前記受信状態を示す、請求項13の装置。

【請求項20】

前記プロセッサは、

50

前記ビットマップフィールドが処理された後にブロック確認応答要求を送信のために出力することと、ここにおいて、前記ビットマップフィールドは、前記フラグメント化されていないSDUおよびフラグメント化されたSDUのうちの少なくとも1つが成功裏に受信されなかったことを示した、

前記ブロック確認応答要求に 응답して、基本ブロックAckフレームを受信することと、ここにおいて、前記基本ブロックAckフレーム中の前記ビットマップフィールドは、前記フラグメント化されていないSDUの各々および前記フラグメント化されたSDUの各フラグメントについての前記受信状態を示す、

を行うようにさらに構成される、請求項13の装置。

【請求項21】

10

前記プロセッサは、

前記ビットマップフィールドが処理された後に、前記フラグメント化されたSDUのうちの前記少なくとも1つのフラグメントを再送信のために出力することを行うようにさらに構成され、前記ビットマップフィールドは、前記フラグメント化されたSDUのうちの少なくとも1つが成功裏に受信されなかったことを示した、請求項13の装置。

【請求項22】

前記プロセッサは、前記フラグメント化されたSDUを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット(PDU)のうちの少なくとも1つの意図された受信側とのネゴシエーションに参加するようにさらに構成される、請求項13の装置。

20

【請求項23】

前記1つまたは複数のパラメータは、サポートされる併存するフラグメント化された送信の最大数、最小フラグメント長、またはSDUのためのフラグメントが維持される期間を示す受信タイマ値のうちの少なくとも1つを備える、請求項22の装置。

【請求項24】

前記1つまたは複数のパラメータは、フラグメント化がサポートされているかどうかのインジケーションを備える、請求項22の装置。

【請求項25】

前記ネゴシエーションは、前記送信機との関連付けの間に実行される、請求項22の装置。

30

【請求項26】

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット(PDU)を受信することと、

前記PDUの各々が成功裏に受信されたかどうか、および前記PDUの各々がフラグメント化されていないサービスデータユニット(SDU)に関連付けられているかまたはフラグメント化されたSDUに関連付けられているかどうかを決定することと、

前記決定に基づいて、前記フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答(ブロックAck)フレームを送信のために出力することと、

を備える、方法。

40

【請求項27】

前記複数のPDUは、複数のメディアアクセス制御(MAC)プロトコルデータユニット(MPDU)を備え、前記フラグメント化されていないSDUおよびフラグメント化されたSDUは、フラグメント化されていないMACサービスデータユニット(MSDU)およびフラグメント化されたMSDUを備える、請求項26の方法。

【請求項28】

前記フラグメント化されたSDUを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット(PDU)の送信機とのネゴシエーションに参加することをさらに備える、請求項26の方法。

【請求項29】

50

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット（PDU）を送信のために出力することと、ここにおいて、前記PDUの各々は、フラグメント化されていないサービスデータユニット（SDU）またはフラグメント化されたSDUに関連付けられている、

前記フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答（ブロックAck）フレームを受信することと、

前記フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために前記短縮されたブロックAckフレーム中の前記ビットマップフィールドを処理することと、

を備える、方法。

【請求項30】

前記フラグメント化されたSDUを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット（PDU）のうちの少なくとも1つの意図された受信側とのネゴシエーションに参加することをさらに備える、請求項29の方法。

【発明の詳細な説明】

【米国特許法119条の下における優先権の主張】

【0001】

[0001]本特許出願は、2014年12月23日に提出された米国仮特許出願番号62/096,168（代理人整理番号151150USL）、2015年6月22日に提出された米国仮特許出願番号62/183,176（代理人整理番号151150USL02）、2015年7月8日に提出された米国仮特許出願番号62/190,239（代理人整理番号151150USL03）、2015年8月5日に提出された米国仮特許出願番号62/201,516（代理人整理番号151150USL04）、および米国特許出願番号14/978,039（代理人整理番号151150US）の利益を主張する。これらの出願の各々は、本願の譲受人に譲渡され、本明細書で参照することによって明確に取り込まれる。

【技術分野】

【0002】

[0002]本開示のある態様は、一般にワイヤレス通信に関し、より詳細には、フラグメントを確認応答できる短縮されたブロック確認応答（ブロックAck）フレームを使用することに関する。

【背景技術】

【0003】

[0003]ワイヤレス通信ネットワークは、音声、映像、パケットデータ、メッセージ、ブロードキャストなどのような様々な通信サービスを提供するために広く展開される。これらのワイヤレスネットワークは、利用可能なネットワークリソースを共有することによって、複数ユーザをサポートできる多元接続ネットワークであり得る。そのような多元接続ネットワークの例は、符号分割多元接続（CDMA）ネットワーク、時分割多元接続（TDMA）ネットワーク、周波数分割多元接続（FDMA）ネットワーク、直交FDMA（OFDMA）ネットワーク、およびシングルキャリアFDMA（SC-FDMA）ネットワークを含む。

【0004】

[0004]ワイヤレス通信システムに対して要求されるバンド幅要件を高める問題に対処するために、様々なスキームが開発されている。1度、そのようなスキームは、高いデータスループットを達成しながら、チャネルリソースを共有することによって複数のユーザ端末が単一のアクセスポイントと通信することを可能にする。多入力多出力（MIMO）技術は、通信システムのための良く知られる技法として出現した1つのそのようなアプローチを表わす。MIMO技術は、米国電気電子学会（IEEE）802.11規格のような

10

20

30

40

50

いくつかのワイヤレス通信規格に採用されてきた。IEEE 802.11は、短距離通信（例えば、数十メートルから数百メートル）のためのIEEE 802.11委員会によって開発されたワイヤレスローカルエリアネットワーク（WLAN）エアーインターフェース規格のセットを表わす。より高いスループットを達成するための別のスキームは、IEEE 802.11axタスクフォースによって開発されているHEW（高効率Wi-Fiまたは高効率WLAN）である。このスキームの目的は、IEEE 802.11acのスループットの4倍のスループットを達成することである。

【発明の概要】

【0005】

[0005]本開示のシステム、方法、およびデバイスは各々、いくつかの態様を有し、その単一のいずれもがその望ましい特質を単独で担わない。続く特許請求の範囲によって表されるようなこの開示の範囲を限定することなく、いくつかの特徴が次に簡潔に詳述される。この説明を熟考した後で、および特に「詳細な説明」と題される項を読んだ後で、本開示の特徴がワイヤレスネットワーク中での改善された通信を含む利点をどのように提供するか理解するだろう。

【0006】

[0006]本開示のある態様は、一般に、フラグメントを確認応答できる短縮されたブロック確認応答（ブロックAck）フレームを使用することに関する。短縮されたブロックAckフレームは、基本ブロックAckフレームより短い長さ（例えば、<128オクテット）を有するビットマップフィールドを含み得る。

【0007】

[0007]本開示のある態様は、装置によるワイヤレス通信のための方法を提供する。方法は、一般に、複数のプロトコルデータユニット（PDU）を受信することと、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないサービスデータユニット（SDU）に関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定することと、決定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信のために出力することと、を含む。

【0008】

[0008]本開示のある態様は、ワイヤレス通信のための装置を提供する。装置は、一般に、複数のPDUを受信することと、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないSDUに関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定することと、決定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信のために出力することと、を行うように構成された処理システムを含む。

【0009】

[0009]本開示のある態様は、ワイヤレス通信のための装置を提供する。装置は、一般に、複数のPDUを受信するための手段と、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないSDUに関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定するための手段と、決定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信のために出力するための手段と、を含む。

【0010】

[0010]本開示のある態様は、ワイヤレス通信のための非一時的コンピュータ可読媒体を提供する。媒体は、複数のPDUを受信することと、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないSDUに関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定することと、決

10

20

30

40

50

定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信のために出力することと、を行うように（例えば、コンピュータプロセッサのような装置によって）実行可能な記憶された命令を有する。

【0011】

[0011]本開示のある態様はワイヤレスノードを提供する。ワイヤレスノードは、一般に、少なくとも1つのアンテナ、受信機、処理システム、および送信機を含む。受信機は、一般に、少なくとも1つのアンテナを介して複数のPDUを受信するように構成される。処理システムは、一般に、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないDUに関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定するように構成される。送信機は、一般に、決定に基づいて、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信するように構成される。

10

【0012】

[0012]本開示のある態様は、装置によるワイヤレス通信のための方法を提供する。方法は、一般に、複数のPDUを送信のために出力することと、ここにおいて、PDUの各々は、フラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられており、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信することと、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理することと、を含む。

20

【0013】

[0013]本開示のある態様は、ワイヤレス通信のための装置を提供する。装置は、一般に、複数のPDUを送信のために出力することと、ここにおいて、PDUの各々は、フラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられており、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信することと、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理することと、を行うように構成された処理システムを含む。

30

【0014】

[0014]本開示のある態様は、ワイヤレス通信のための装置を提供する。装置は、一般に、複数のPDUを送信のために出力するための手段と、ここにおいて、PDUの各々は、フラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられており、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信するための手段と、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理するための手段と、を含む。

40

【0015】

[0015]本開示のある態様は、ワイヤレス通信のための非一時的コンピュータ可読媒体を提供する。媒体は、複数のPDUを送信のために出力することと、ここにおいて、PDUの各々は、フラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられており、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信することと、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理することと、を行うように（例えば、処理システ

50

ムのような装置によって) 実行可能な記憶された命令を有する。

【 0 0 1 6 】

【0016】本開示のある態様はワイヤレスノードを提供する。ワイヤレスノードは、一般に、少なくとも1つのアンテナ、受信機、処理システム、および送信機を含む。送信機は、一般に、少なくとも1つのアンテナを介して複数のPDUを送信するように構成されており、ここにおいて、PDUの各々は、フラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられている。受信機は、一般に、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信するように構成される。処理システムは、一般に、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理するように構成される。

10

【 0 0 1 7 】

【0017】前述の目的および関連する目的の達成のために、1つまたは複数の態様は、以下に完全に記述されるとともに特に特許請求の範囲で示される特徴を備える。以下の記述および添付図面は、1つまたは複数の態様のある例示的な特徴を詳細に示す。しかしながら、これらの特徴は、様々な態様の原理が採用され得る様々なやり方のほんのいくつかを示し、この記述は、そのような態様およびそれらの等価物を全て含むことを意図される。

【図面の簡単な説明】

【 0 0 1 8 】

20

【図1】【0018】本開示のある態様に従った、例となるワイヤレス通信ネットワークを示す。

【図2】【0019】本開示のある態様に従った、例となるアクセスポイント(AP)およびユーザ端末のブロック図である。

【図3】【0020】本開示のある態様に従った、例となるワイヤレスデバイスのブロック図である。

【図4】【0021】本開示のある態様に従った、アグリゲートされた媒体アクセス制御(MAC)プロトコルデータユニット(A-MPDU)中の1つまたは複数のフラグメントを確認応答できる短縮されたブロック確認応答(ブロックAckまたはBA)フレームを使用することを示す。

30

【図5】【0022】本開示のある態様に従った、可変長ビットマップフィールドを有する短縮されたブロックAckフレームを示す。

【図6】【0023】本開示のある態様に従った、一定長ビットマップフィールドを有する短縮されたブロックAckフレームを示す。

【図7】【0024】本開示のある態様に従った、短縮されたブロックAckフレームを送信のために出力するための、例となる動作のフロー図である。

【図7A】【0025】図7に示される動作を実行できる例となる手段を示す。

【図8】【0026】本開示のある態様に従って、フラグメント化されたサービスデータユニット(SDU)およびフラグメント化されていないサービスデータユニットを確認応答するための短縮されたブロックAckフレームを使用するための、例となる動作のフロー図である。

40

【図8A】【0027】図8に示される動作を実行できる、例となる手段を示す。

【図9】【0028】本開示のある態様に従った、例となるブロックAckフレーム変形体符号化の表である。

【図10】【0029】本開示の態様に従った、フラグメント化を使用する、例となるやり取りを示す。

【図11】【0030】本開示のある態様に従った、例となる情報要素(IE)を示す。

【図12】【0031】本開示の態様に従った、フラグメント化を使用する、例となるやり取りを示す。

【図13A】【0032】本開示の態様に従った、フラグメント化を使用する、例となるやり取

50

りを示す。

【図 1 3 B】本開示の態様に従った、フラグメント化を使用する、例となるやり取りを示す。

【図 1 4 A】[0033]本開示の態様に従った、フラグメント化を使用する、例となるやり取りを示す。

【図 1 4 B】本開示の態様に従った、フラグメント化を使用する、例となるやり取りを示す。

【0 0 1 9】

[0034]理解を容易にするために、同一の参照数字が、可能な場合、図に共通の同一の素子を指すために使用される。一実施形態で開示される要素は、明確な記載が無くても他の実施形態上で有益に利用され得ることが企図される。

【発明を実施するための形態】

【0 0 2 0】

[0035]本開示の態様は、データユニットが、まとめてまたは別々に確認応答され得る複数のフラグメントとして送信されることを可能にするための技法を提供する。下で詳述されるように、そのようなフラグメント化は、アップリンクリソースおよびダウンリンクリソースの効率的な使用に帰着し得る。いくつかの場合では、フラグメント化パラメータは、フラグメント化された送信を処理するために発信デバイスおよび受信デバイスの両方によって使用されるメモリおよび処理リソースの量を減じることのような、ある目的を達成するためにネゴシエートされ得る。

【0 0 2 1】

[0036]本開示の様々な態様は、添付図面を参照してより完全に以下に記述される。しかしながら、本開示は、様々な形態で具現化され得、また、本開示全体にわたって提示されるいずれかの特定の構造または機能に限定されるものと解釈されるべきでない。むしろ、これらの態様は、本開示が徹底的で完全なものとなり、本開示の範囲を当業者に十分に伝えられるように与えられる。本明細書での教示に基づいて、当業者は、本開示の範囲が本明細書で開示される開示のいかなる態様をも、本開示の他の態様と独立に実装されるにせよ、組み合わせられるにせよ、カバーすることを意図されることを諒解されたい。例えば、本明細書で記載される任意の数の態様を使用して、装置は実装され得、または方法は実施され得る。加えて、本開示の範囲は、本明細書で記載される本開示の様々な態様に加えて、またはそれらの態様以外に、他の構造、機能、または構造および機能を使用して実施されるそのような装置または方法をカバーすることを意図される。本明細書で開示されるいかなる態様も請求項の 1 つまたは複数の要素によって具現化され得ることを理解されたい。

【0 0 2 2】

[0037]用語「例示的」は、本明細書では、「例、事例、または実例としての役割を果たす」という意味で使用される。「例示的」として本明細書で記述されるいずれの態様も、必ずしも、他の態様よりも好ましいまたは有利であるとして解釈されるべきではない。

【0 0 2 3】

[0038]特定の態様が本明細書で記述されるが、これらの態様の多くの変形および置換は開示の範囲内に入る。好適な態様のいくつかの利益および利点が言及されるが、本開示の範囲は、特定の利益、使用法、または目的に限定されることを意図されない。むしろ、本開示の態様は、種々のワイヤレス技術、システム構成、ネットワーク、および伝送プロトコルに広く適用可能であることが意図され、それらのうちのいくつかは、例として、好適な態様の以下の記述および図に示される。詳細な記述および図面は、本開示を限定するものではなく説明するものに過ぎず、本開示の範囲は、添付の特許請求の範囲およびその均等物によって定義される。

【0 0 2 4】

[0039]本明細書で記述される技法は、直交多重化スキームに基づく通信システムを含む様々なブロードバンドワイヤレス通信システムに使用され得る。そのような通信システム

10

20

30

40

50

の例は、空間分割多元接続（S D M A）システム、時分割多元接続（T D M A）システム、直交周波数分割多元接続（O F D M A）システム、シングルキャリア周波数分割多元接続（S C - F D M A）システムを含む。S D M Aシステムは、複数のユーザ端末に属するデータを一齐に送信するために十分に相違する方向を利用し得る。T D M Aシステムは、送信信号を相違するタイムスロットに分割することによって、複数のユーザ端末が同じ周波数チャネルを共有することを可能にし得、各タイムスロットは異なるユーザ端末に割り当てられる。O F D M Aシステムは、直交周波数分割多重化（O F D M）を利用し、これは、システムバンド幅全体を複数の直交サブキャリアに区分する変調技法である。これらのサブキャリアはまた、トーン、ピンなどと呼ばれ得る。O F D Mにより、各サブキャリアはデータによって独立して変調され得る。S C - F D M Aシステムは、システムバンド幅にわたって分散されたサブキャリア上で送信するためにインターリーブドF D M A（I F D M A：interleaved FDMA）を、隣接するサブキャリアのブロック上で送信するためにローカライズドF D M A（L F D M A：localized FDMA）を、または隣接するサブキャリアの複数のブロック上で送信するためにエンハンスドF D M A（E F D M A：enhanced FDMA）を利用し得る。一般に、変調シンボルは、O F D Mでは周波数領域で、S C - F D M Aでは時間領域で送られる。

10

【0025】

[0040]本明細書での教示は、様々なワイヤードまたはワイヤレス装置（たとえば、ノード）に組み込まれ得る（例えば、装置内で実装されるか、または装置によって実行され得る）。いくつかの態様では、本明細書での教示に従って実装されるワイヤレスノードは、アクセスポイントまたはアクセス端末を備え得る。

20

【0026】

[0041]アクセスポイント（「A P」）は、N o d e B、無線ネットワークコントローラ（「R N C」）、エボルブドN o d e B（e N B）、基地局コントローラ（「B S C」）、基地送受信機局（「B T S」）、基地局（「B S」）、送受信機機能（「T F」）、無線ルータ、無線送受信機、基本サービスセット（「B S S」）、拡張サービスセット（「E S S」）、無線基地局（「R B S」）、または他の何らかの用語を備え得、あるいはそれらのいずれかとして実装され得、あるいはそれらのいずれかとして知られ得る。

【0027】

[0042]アクセス端末（「A T」）は、加入者局、加入者ユニット、移動局、遠隔局、遠隔端末、ユーザ端末（U T）、ユーザエージェント、ユーザデバイス、ユーザ機器、ユーザ局、または他の何らかの用語を備え得、あるいはそれらのいずれかとして実装され得、あるいはそれらのいずれかとして知られ得る。いくつかの実装形態では、アクセス端末は、セルラ電話機、コードレス電話機、セッション開始プロトコル（「S I P」）電話機、ワイヤレスローカルループ（「W L L」）局、携帯情報端末（「P D A」）、ワイヤレス接続機能を有するハンドヘルドデバイス、局、またはワイヤレスモデムに接続された他の何らかの適切な処理デバイスを備え得る。したがって、本明細書で教示される1つまたは複数の態様は、電話機（例えば、セルラ電話機またはスマートフォン）、コンピュータ（例えば、ラップトップ）、タブレット、ポータブル通信デバイス、ポータブルコンピューティングデバイス（例えば、携帯情報端末）、エンターテインメントデバイス（例えば、音楽またはビデオデバイス、あるいは衛星ラジオ）、全地球測位システム（G P S）デバイス、あるいはワイヤレス媒体またはワイヤード媒体を介して通信するように構成された任意の他の適切なデバイスに組み込まれ得る。いくつかの態様では、A Tはワイヤレスノードであり得る。そのようなワイヤレスノードは、例えば、ワイヤード通信リンクまたはワイヤレス通信リンクを介してネットワーク（例えば、インターネットまたはセルラネットワークのようなワイドエリアネットワーク）のための接続またはそのようなネットワークへの接続を提供し得る。

30

40

【0028】

例となるワイヤレス通信システム

[0043]図1は、本開示の態様が実行され得るワイヤレス通信システム100を示す。例

50

えば、ユーザ端末 120（または、その中の処理システム）は、複数のプロトコルデータユニット（PDU）を受信し、PDUの各々が（例えば、アクセスポイント 110 から）成功裏に受信されたかどうか、および PDU の各々がフラグメント化されていないサービスデータユニット（SDU）に関連付けられているかまたはフラグメント化された SDU に関連付けられているかを決定し、決定に基づいて、フラグメント化されていない SDU およびフラグメント化された SDU についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答（ブロック Ack）フレームを送信のために出力し得る。

【0029】

[0044] システム 100 は、例えば、アクセスポイントおよびユーザ端末を有する多元接続多入力多出力（MIMO）システムであり得る。簡略化のために、図 1 にはただ 1 つのアクセスポイント 110 が示される。アクセスポイントは、一般に、ユーザ端末と通信する固定局であり、また、基地局または他の何らかの専門用語として称され得る。ユーザ端末は、固定型でもよいしモバイル型であってもよく、移動局、ワイヤレスデバイス、または他の何らかの専門用語としても称され得る。アクセスポイント 110 は、ダウンリンクおよびアップリンク上で任意の所与の瞬間において 1 つまたは複数のユーザ端末 120 と通信し得る。ダウンリンク（すなわち、順方向リンク）はアクセスポイントからユーザ端末への通信リンクであり、アップリンク（すなわち、逆方向リンク）はユーザ端末からアクセスポイントへの通信リンクである。ユーザ端末はまた、別のユーザ端末とピアツーピアで通信し得る。

【0030】

[0045] システムコントローラ 130 は、これらの AP および / または他のシステムのための調整および制御を提供し得る。AP は、システムコントローラ 130 によって管理され得、システムコントローラ 130 は、例えば、無線周波数電力、チャネル、認証、およびセキュリティに対する調整を処理し得る。システムコントローラ 130 は、バックホールを介して AP と通信し得る。AP はまた、例えばワイヤレスバックホールまたはワイヤラインバックホールを介して直接または間接的に互いに通信し得る。

【0031】

[0046] 以下の開示の一部が空間分割多元接続（SDMA）を介して通信することが可能なユーザ端末 120 を記述する一方、ある態様については、ユーザ端末 120 は SDMA をサポートしないいくつかのユーザ端末も含み得る。したがって、そのような態様については、AP 110 は SDMA ユーザ端末および非 SDMA ユーザ端末の両方と通信するように構成され得る。このアプローチは、都合の良いことに、適切と考えられる場合により新しい SDMA ユーザ端末が導入されることを可能にしながら、より古いバージョンのユーザ端末（「レガシー」局）が企業に展開されたままであることを可能にして、それらの有効寿命を延長する。

【0032】

[0047] システム 100 は、ダウンリンクおよびアップリンク上でのデータ送信のために複数の送信アンテナおよび複数の受信アンテナを使用する。アクセスポイント 110 は N_{ap} 個のアンテナを装備し、ダウンリンク送信のための多入力（MI）およびアップリンク送信のための多出力（MO）を表現する。K 個の選択されたユーザ端末 120 のセットは、共同で、ダウンリンク送信のための多出力およびアップリンク送信のための多入力を表現する。純粋な SDMA については、K 個のユーザ端末のためのデータシンボルストリームが、符号、周波数、または時間であるいは何らかの手段で多重化されない場合、 $N_{ap} \geq K$ であることが望ましい。データシンボルストリームが、TDM 技法、CDMA による相違する符号チャネル、OFDM によるサブバンドの独立セット（disjoint sets）などを使用して多重化されることが可能な場合、K は N_{ap} 超であり得る。各選択されたユーザ端末は、アクセスポイントにユーザ固有のデータを送信し、および / またはアクセスポイントからユーザ固有のデータを受信する。概して、各選択されたユーザ端末は、1 つまたは複数のアンテナを装備し得る（すなわち、 $N_{ut} \geq 1$ ）。K 個の選択された

10

20

30

40

50

ユーザ端末は、同数のまたは相違する数のアンテナを有する可能性がある。

【 0 0 3 3 】

[0048] システム 1 0 0 は、時分割複信 (T D D) システムまたは周波数分割複信 (F D D) システムであり得る。 T D D システムの場合、ダウンリンクおよびアップリンクは、同じ周波数バンドを共有する。 F D D システムの場合、ダウンリンクおよびアップリンクは、相違する周波数バンドを使用する。システム 1 0 0 はまた、送信のために単一のキャリアまたは複数のキャリアを使用し得る。各ユーザ端末は、(例えば、コストを抑えるために) 単一のアンテナを装備し得、または(例えば、追加のコストがサポートされることが可能な場合) 複数のアンテナを装備し得る。複数のユーザ端末 1 2 0 が送信 / 受信を相違するタイムスロットに分割することによって同じ周波数チャネルを共有する場合、システム 1 0 0 は T D M A システムでもあり得る。ここで、各タイムスロットは異なるユーザ端末 1 2 0 に割り当てられる。

10

【 0 0 3 4 】

[0049] 図 2 は、本開示の態様が実行され得るシステム 1 0 0 のブロック図を示す。例えば、アクセスポイント 1 1 0 (または、その中の処理システム) は、複数の P D U を送信のために出力し得、ここで、P D U の各々はフラグメント化されていない S D U またはフラグメント化された S D U と関連付けられており、フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールド (例えば、ブロック A c k ビットマップフィールド) を備える短縮されたブロック A c k フレームを受信し得、フラグメント化されていない S D U およびフラグメント化された S D U が成功裏に受信されたかどうかを決定するために短縮されたブロック A c k フレーム中のビットマップフィールドを処理し得る。

20

【 0 0 3 5 】

[0050] システム 1 0 0 は、例えばアクセスポイント 1 1 0 および 2 つのユーザ端末 1 2 0 m および 1 2 0 x を有する M I M O システムであり得る。アクセスポイント 1 1 0 は、 $N_{a,p}$ 個のアンテナ 2 2 4 a 乃至 2 2 4 a p を装備する。ユーザ端末 1 2 0 m は、 $N_{u,t,m}$ 個のアンテナ 2 5 2 m a 乃至 2 5 2 m u を装備し、ユーザ端末 1 2 0 x は、 $N_{u,t,x}$ 個のアンテナ 2 5 2 x a 乃至 2 5 2 x u を装備する。アクセスポイント 1 1 0 は、ダウンリンクについての送信エンティティであり、アップリンクについての受信エンティティである。各ユーザ端末 1 2 0 は、アップリンクについての送信エンティティであり、ダウンリンクについての受信エンティティである。本明細書で使用される場合、「送信エンティティ」は、ワイヤレスチャネルを介してデータを送信できる独立動作型の装置またはデバイス (例えば、A P または S T A) であり、「受信エンティティ」は、ワイヤレスチャネルを介してデータを受信できる独立動作型の装置またはデバイス (例えば、A P または S T A) である。以下の記述では、下付き文字「d n」はダウンリンクを表わし、下付き文字「u p」はアップリンクを表わし、 $N_{u,p}$ 個のユーザ端末がアップリンク上での一斉送信のために選択され、 $N_{d,n}$ 個のユーザ端末がダウンリンク上での一斉送信のために選択され、 $N_{u,p}$ は $N_{d,n}$ と等しくても等しくなくてもよく、 $N_{u,p}$ および $N_{d,n}$ は静的な値であってもよいし、各スケジューリング間隔について変化することができる。ビームステアリングまたは他の何らかの空間処理技法が、アクセスポイントおよびユーザ端末において使用され得る。

30

40

【 0 0 3 6 】

[0051] アップリンク上では、アップリンク送信のために選択された各ユーザ端末 1 2 0 において、送信 (T X) データプロセッサ 2 8 8 がデータソース 2 8 6 からトラフィックデータを受信し、コントローラ 2 8 0 から制御データを受信する。コントローラ 2 8 0 は、メモリ 2 8 2 と結合され得る。T X データプロセッサ 2 8 8 は、ユーザ端末のために選択されたレートに関連付けられるコーディングおよび変調スキームに基づいてユーザ端末のためのトラフィックデータを処理 (例えば、符号化、インターリーブ、および変調) し、データシンボルストリームを提供する。T X 空間プロセッサ 2 9 0 は、データシンボルストリームに対して空間処理を実行し、 $N_{u,t,m}$ 個のアンテナのための $N_{u,t,m}$ 個の

50

送信シンボルストリームを提供する。各送信機ユニット (T M T R) 2 5 4 は、アップリンク信号を生成するために、それぞれの送信シンボルストリームを受信および処理 (例えば、アナログに変換、増幅、フィルタ、および周波数アップコンバート) する。N_{u t , m} 個の送信機ユニット 2 5 4 は、N_{u t , m} 個のアンテナ 2 5 2 からアクセスポイントへの送信のための N_{u t , m} 個のアップリンク信号を提供する。

【0037】

[0052] N_{u p} 個のユーザ端末は、アップリンク上での一斉送信に向けてスケジュールされ得る。これらのユーザ端末の各々は、そのデータシンボルストリームに対して空間処理を実行し、アップリンク上でその送信シンボルストリームのセットをアクセスポイントに送信する。

【0038】

[0053] アクセスポイント 1 1 0 において、N_{a p} 個のアンテナ 2 2 4 a 乃至 2 2 4 a p は、アップリンク上で送信する N_{a p} 個のユーザ端末全てからアップリンク信号を受信する。各アンテナ 2 2 4 は、受信された信号をそれぞれの受信機ユニット (R C V R) 2 2 2 へ提供する。各受信機ユニット 2 2 2 は、送信機ユニット 2 5 4 によって実行された処理と相補の処理を実行し、受信されたシンボルストリームを提供する。R X 空間プロセッサ 2 4 0 は、N_{a p} 個の受信機ユニット 2 2 2 からの N_{a p} 個の受信されたシンボルストリームに対して受信機空間処理を実行し、N_{u p} 個の復元されたアップリンクデータシンボルストリームを提供する。受信機空間処理は、チャネル相関行列反転 (C C M I : channel correlation matrix inversion)、最小平均 2 乗偏差 (M M S E : minimum mean square error)、ソフト干渉消去 (S I C : soft interference cancellation)、または他の何らかの技法に従って実行される。各復元されたアップリンクデータシンボルストリームは、それぞれのユーザ端末によって送信されたデータシンボルストリームの推定値である。R X データプロセッサ 2 4 2 は、復号されたデータを得るために、各復元されたアップリンクデータシンボルストリームをそのストリームのために使用されたレートに従って処理 (例えば、復調、デインタリーブ、および復号) する。各ユーザ端末のための復号されたデータは、記憶のためにデータシンク 2 4 4 へ提供され得、および / またはさらなる処理のためにコントローラ 2 3 0 へ提供され得る。コントローラ 2 3 0 は、メモリ 2 3 2 と結合され得る。

【0039】

[0054] ダウンリンク上では、アクセスポイント 1 1 0 において、T X データプロセッサ 2 1 0 が、ダウンリンク送信に向けてスケジュールされた N_{d n} 個のユーザ端末のためのデータソース 2 0 8 からトラフィックデータを、コントローラ 2 3 0 から制御データを、および場合によってはスケジューラ 2 3 4 から他のデータを受信する。様々なタイプのデータが相違するトランスポートチャネル上で送られ得る。T X データプロセッサ 2 1 0 は、各ユーザ端末についてのトラフィックデータをそのユーザ端末のために選択されたレートに基づいて処理 (例えば、符号化、インターリーブ、および変調) する。T X データプロセッサ 2 1 0 は、N_{d n} 個のユーザ端末のための N_{d n} 個のダウンリンクデータシンボルストリームを提供する。T X 空間プロセッサ 2 2 0 は、N_{d n} 個のダウンリンクデータシンボルストリームに対して (本開示で記述されるように、プリコーディングまたはビームフォーミングのような) 空間処理を実行し、N_{a p} 個のアンテナのための N_{a p} 個の送信シンボルストリームを提供する。各送信機ユニット 2 2 2 は、ダウンリンク信号を生成するために、それぞれの送信シンボルストリームを受信および処理する。N_{a p} 個のアンテナ 2 2 4 からユーザ端末への送信のために N_{a p} 個のダウンリンク信号を提供する N_{a p} 個の送信機ユニット 2 2 2。各ユーザ端末のための復号されたデータは、記憶のためにデータシンク 2 7 2 へ提供され得、および / またはさらなる処理のためにコントローラ 2 8 0 へ提供され得る。

【0040】

[0055] 各ユーザ端末 1 2 0 において、N_{u t , m} 個のアンテナ 2 5 2 は、アクセスポイント 1 1 0 から N_{a p} 個のダウンリンク信号を受信する。各受信機ユニット 2 5 4 は、関

10

20

30

40

50

連するアンテナ 252 からの受信された信号を処理し、受信されたシンボルストリームを提供する。RX 空間プロセッサ 260 は、 $N_{u_{t,m}}$ 個の受信機ユニット 254 からの $N_{u_{t,m}}$ 個の受信されたシンボルストリームに対して受信機空間処理を実行し、ユーザ端末のための復元されたダウンリンクデータシンボルストリームを提供する。受信機空間処理は、CCMI、MMSE、または他の何らかの技法に従って実行される。RX データプロセッサ 270 は、ユーザ端末のための復号されたデータを得るために、復元されたダウンリンクデータシンボルストリームを処理（例えば、復調、デインタリーブ、および復号）する。

【0041】

[0056] 各ユーザ端末 120 において、チャネル推定器 278 は、ダウンリンクチャネル応答を推定し、チャネル利得推定値、SNR 推定値、ノイズ分散などを含み得るダウンリンクチャネル推定値を提供する。同様に、アクセスポイント 110 において、チャネル推定器 228 は、アップリンクチャネル応答を推定し、アップリンクチャネル推定値を提供する。各ユーザ端末のためのコントローラ 280 は、典型的には、ユーザ端末のための空間フィルタ行列を、そのユーザ端末のためのダウンリンクチャネル応答行列 $H_{d n, m}$ に基づいて導出する。コントローラ 230 は、実効アップリンクチャネル応答行列 $H_{u p, e f f}$ に基づいて、アクセスポイントについての空間フィルタ行列を導出する。各ユーザ端末のためのコントローラ 280 は、アクセスポイントへフィードバック情報（例えば、ダウンリンク固有ベクトルおよび / またはアップリンク固有ベクトル、固有値、SNR 推定値など）を送り得る。コントローラ 230 および 280 はまた、それぞれ、アクセスポイント 110 およびユーザ端末 120 での様々な処理ユニットの動作を制御する。

【0042】

[0057] 図 3 は、システム 100 内で用いられ得るワイヤレスデバイス 302 中で利用され得る様々なコンポーネントを示す。ワイヤレスデバイス 302 は、本明細書で記述される様々な方法を実施するように構成され得るデバイスの例である。例えば、ワイヤレスデバイスは図 7 および図 8 にそれぞれ示される動作 700 または 800 を実行し得る。ワイヤレスデバイス 302 は、アクセスポイント 110 またはユーザ端末 120 であり得る。

【0043】

[0058] ワイヤレスデバイス 302 は、ワイヤレスデバイス 302 の動作を制御するプロセッサ 304 を含み得る。プロセッサ 304 は、中央処理装置（CPU）とも称され得る。読み取り専用メモリ（ROM）およびランダムアクセスメモリ（RAM）の両方を含み得るメモリ 306 は、プロセッサ 304 に命令およびデータを提供する。メモリ 306 の一部は不揮発性ランダムアクセスメモリ（NVRAM）も含み得る。プロセッサ 304 は、典型的には、メモリ 306 内に記憶されるプログラム命令に基づいて論理演算および算術演算を実行する。メモリ 306 中の命令は、本明細書で記述される方法を実施するように実行可能であり得る。

【0044】

[0059] ワイヤレスデバイス 302 はまた、ワイヤレスデバイス 302 と遠隔ノードとの間のデータの送受信を可能にするための送信機 310 および受信機 312 を含み得る筐体 308 を含み得る。送信機 310 および受信機 312 は、送受信機 314 へと組み合わせられ得る。単一または複数の送信機アンテナ 316 は、筐体 308 に取り付けられ得、また送受信機 314 に電氣的に結合され得る。ワイヤレスデバイス 302 はまた、複数の送信機、複数の受信機、および複数の送受信機を含み得る（図示せず）。

【0045】

[0060] ワイヤレスデバイス 302 はまた、送受信機 314 によって受信される信号のレベルを検出および量子化する目的で使用され得る信号検出器 318 を含み得る。信号検出器 318 は、総エネルギー、シンボルごとのサブキャリア当たりのエネルギー、電力スペクトル密度、および他の信号のような信号を検出し得る。ワイヤレスデバイス 302 はまた、信号の処理において使用されるデジタル信号プロセッサ（DSP）320 を含み得る。

【 0 0 4 6 】

[0061]ワイヤレスデバイス 3 0 2 の様々なコンポーネントは、バスシステム 3 2 2 によって相互に結合され得、バスシステム 3 2 2 は、データバスに加えて、電力バス、制御信号バス、およびステータス信号バスを含み得る。

【 0 0 4 7 】

例となる短縮されたブロック確認応答

[0062]上で記されるように、本開示の態様は、フラグメント化を使用してデータユニットを送るための技法を提供する。これは、アップリンクリソースおよびダウンリンクリソースの効率的な使用に帰着し得る。本明細書で使用される場合、用語フラグメント化は、一般に、M A C サービスデータユニット (M S D U) または M A C 管理プロトコルデータユニット (M M P D U) のようなデータユニットを送信のためのより小さなデータユニット (例えば、M P D U) へ分割する処理を指す。

【 0 0 4 8 】

[0063]いくつかの場合では、フラグメント長は、最後のものを除いて全フラグメントについて同じであり得、最後のものは単に残った部分を収容するように他のものより小さくあり得る。加えて、(最後のフラグメントを除く)各フラグメントの長さは偶数オクテットであり得る。各フラグメントの長さは、あるフラグメント化閾値(例えば I E E E 8 0 2 . 1 1 中のパラメータ dot 11 Fragmentation Threshold によって指定された閾値で)を決して超えないように制限され得る。いくつかの場合では、例えば、セキュリティカプセル化が呼び出される場合、フラグメント長はカプセル化オーバーヘッドに起因してこの閾値を超え得る。一旦フラグメントが初めて送信されると、フレームボディ内容および長さは、フラグメントが受信側局 (S T A) に成功裏に届けられるまで、固定され得る。

【 0 0 4 9 】

[0064]デフラグメント化は、一般に、M S D U / M M P D U をその構成要素フラグメントから再組立てする (reassembling) 工程を指す。再組立ては、一般に、フラグメント番号 (F N) サブフィールドの順にフラグメントを結合することによって実行される。最後のフラグメントを識別するための機構が利用され得る。例えば、0 に等しいモアフラグメントビット (More Fragments bit) を有するフラグメントは、この特定の M S D U / M M P D U のための最後のフラグメントを、その順序番号 (sequence number) (S N) に基づいて示す。

【 0 0 5 0 】

[0065] I E E E 8 0 2 . 1 1 a x (高効率ワイヤレス (H E W) または高効率ワイヤレスローカルエリアネットワーク (W L A N) としても知られる) のようなあるワイヤレス通信システムでは、7 5 0 k b p s 以下のデータレートが提案されており (例えば、2 . 5 M H z で M C S 0)、これは、フラグメント化の使用を示唆する。A P が複数の S T A と通信するマルチユーザ (M U) 動作では、A P は、与えられた送信機会 (T X O P) の残りについての S T A 当たりのリソース割り当てを提供するトリガフレームを送ることによって、リソースを割り当て得る。

【 0 0 5 1 】

[0066]割り当てられたリソースを十分に使用する目的で、S T A は M S D U を、実行中に (on-the-fly)、フラグメント化し得る。フラグメント長およびフラグメントの数は、一旦 S T A がその現在の送信のための割り当てられたリソースを知れば決定され得る。フラグメント化閾値 (これは、フラグメントの長さを制御する) は、与えられた T X O P を十分に使用するように M S D U ごとに動的に変更され得る。ある実施形態では、フラグメント化閾値は、同じ M S D U の各フラグメントの長さを制御し得る。最初のフラグメントは、与えられた T X O P 中の割り当てられたリソース中で送信され得る。残る n - 1 個のフラグメントは、後続の T X O P 中での送信のために待ち行列に入れられ得る。このベースライン方法は、複数のフラグメントを生成し、各フラグメントは 1 つの M P D U 中で搬送される。フラグメントのペイロードが小さいほど、フラグメントの数が大きい (すなわち、P H Y / M A C / セキュリティオーバーヘッドの影響が大きい)。

【 0 0 5 2 】

[0067] P H Y オーバーヘッドのうちのいくらかを除去するために、フラグメントの（他のフラグメントまたは完全な M P D U とともに）アグリゲートされる M P D U（A - M P D U）アグリゲーションを許可することが有用であり得る。ただし、このことは、A - M P D U デリミッタおよびパディングによる多少のオーバーヘッドを加える。例として、このようなフラグメントのアグリゲーションは、低データレートの割り当てを効率的に埋める目的で実行され得る（例えば、割り当てを効率的に埋めることは、2 0 0 0 バイトのデータ、すなわち 1 5 0 0 B のフラグメント化されていない M S D U プラス別のフラグメント化された M S D U の 5 0 0 B のフラグメントを伴う）。別の例として、フラグメントの A - M P D U アグリゲーションは、後続の送信機会（T X O P）中である M S D U の残りのフラグメントを効率的に送信するために行われ得る。後続の T X O P 中の再送信は、フラグメントのアグリゲーションを伴い得る。一旦パケットがフラグメント化されて送信されたなら、パケットは同様にして再送信されるべきであり、そうでないと、再組立て（デフラグメント化）は複雑になる。ある態様については、A - M P D U は、フラグメント化されていない M S D U、および M S D U の多くて 1 つのフラグメントを含み得る（すなわち、A - M S D U は、同じ M S D U の 1 つ超のフラグメントを含むことができない）。

10

【 0 0 5 3 】

[0068] 図 4 は、本開示のある態様に従って、A M P D U 4 2 0 中のフラグメント M P D U の例となるアグリゲーションを示す。示される例では、順序番号 1 および 5（S N = 1 および S N = 5）を有する M S D U 4 1 0 はフラグメント化されておらず、その一方で順序番号 2（S N = 2）を有する M S D U 4 1 0 は、示される 3 つのフラグメントで、フラグメント番号 1、2、および 3（F N = 1、F N = 2、および F N = 3）でフラグメント化される。示されるように、モアフラグメントフラグ（M F）は最初の 2 つのフラグメント中で、さらなるフラグメントが来ることを示すために 1 にセットされ得、その一方で M F は、第 3 フラグメント中で 0 に設定されていることを示し、最後のフラグメントを示す。

20

【 0 0 5 4 】

[0069] そのようなフラグメントアグリゲーションは即時ブロック A c k 手順の基本を変更することなく（例えば、各 M S D U 4 1 0 は、ブロック A c k バッファの 1 つの位置を占め、フラグメント M P D U は独立したバッファを占める）、かつフラグメント化 / デフラグメント化手順の基本を変更することなく可能であり得る。しかしながら、各々が最大 1 6 個のフラグメントを有する最大 6 4 個の M S D U を確認応答することが可能な基本ブロック A c k フレームは、長さ 1 2 8 オクテットのビットマップフィールドを有する。最大 6 4 個の M S D U を確認応答するとともに 8 オクテットだけの長さのビットマップフィールドを有する圧縮されたブロック A c k が使用され得る。この種の圧縮されたブロック A c k フレームは、普通のブロック A c k フレーム（例えば、規格によって定義されている）より短い一方で、フラグメント化された M S D U またはそのフラグメントを確認応答しない。

30

【 0 0 5 5 】

[0070] これに対処するために、本開示の態様は、フラグメント化された M S D U およびフラグメント化されていない M S D U を確認応答できるが、基本ブロック A c k フレームと比較して、減じられた大きさを有するブロック A c k フレームを提供する。いくつかの場合では、短縮された、または「圧縮された」ブロック A c k フレームはオーバーヘッドを減じ、また、基本ブロック A c k フレームのシグナリングにおいて著しい変化無しでフラグメント化された M S D U を確認応答することができ得る。

40

【 0 0 5 6 】

[0071] いくつかの場合では、受信側は A - M P D U ごとにブロック A c k フレームのタイプを選択し得る。この選択肢に従えば、A - M P D U を受信した後に、受信側は、圧縮されたブロック A c k フレームの修正版（あるタイプの短縮されたブロック A c k フレーム）または基本ブロック A c k フレームのいずれかであるブロック A c k フレームを生成

50

し得る。短縮されたブロック A c k フレーム（図 4 中で「圧縮されたブロック A c k *」とラベルを付される）は、圧縮されたブロック A c k（8 オクテットのビットマップを有する 32 オクテット）と同じ長さを有し得る。しかしながら、短縮されたフレームのビットマップ中の各ビットは、フラグメント化されていない（A -）M S D U、および（1）フラグメント化された M S D U の最初のフラグメント、（2）M S D U の全フラグメント、または、（3）ブロック A c k フレームを誘発した A - M P D U 中に含まれる M S D U の唯一のフラグメントのうちの 1 つの受信状態を示し得る。代わりに基本ブロック A c k フレームが選択される場合、このフレームは 152 オクテットの長さ、および 128 オクテットの長さのビットマップを有する。基本フレームのビットマップ中の各ビットは、受信ブロック確認応答ウィンドウ内の各 M P D U（フラグメントまたは非フラグメント）の受信状態を示す。

10

【0057】

[0072]いくつかの場合では、発信側は、部分的情報とともに短縮されたブロック A c k フレームを受信し得る。それは、（1）所与の順序番号（S N）の最初のフラグメント以外のフラグメントについての受信状態インジケーションがない、（2）所与の S N のフラグメントの少なくとも 1 つについての失敗受信状態インジケーションがある（すなわち、この S N についてビットが 0 にセットされている）、または、（3）ブロック A c k フレームを誘発した A - M P D U 中に含まれる唯一のフラグメントについての受信状態がない、ときに起こり得る。発信側が部分的情報とともに短縮されたブロック A c k フレームを受信する場合、発信側はブロック確認応答要求（B A R）フレームを送ることによって基本ブロック A c k フレームを請求するか、または失敗受信状態を有していた M S D U の全フラグメントを再送信し得る。

20

【0058】

[0073]受信側がブロック A c k フレームのタイプを選択することの 1 つの短所は、ある状況において基本ブロック A c k フレームがレスポンスとして生成され得ることである。この出来事の頻度は、A - M P D U 中に含まれるフラグメントの数に依存し得る。圧縮されたブロック A c k フレームの修正版（32 オクテット）または基本ブロック A c k フレーム（152 オクテット）のいずれかを使用するのではなく、基本ブロック A c k フレームとの比較で減じられた長さを有するけれども情報の内容が圧縮されたブロック A c k フレームの修正版ほどは制限されない短縮されたブロック A c k フレームについての他の選択肢が下で記述される。

30

【0059】

[0074]図 5 に示されるように、いくつかの場合では、可変長ビットマップフィールド 510 を有する短縮されたブロック A c k フレーム 500 が使用され得る。このビットマップサイズは、例えば、フラグメントの数に依存し得、例えば、8 ~ 128 オクテットで可変であり得る。短縮されたブロック A c k フレームは、例えば、64 個の（A -）M S D U および最大で短縮されたブロック A c k フレーム中のブロック A c k 開始シーケンス制御（S S C）フィールド 520 中のフラグメント番号（F N）サブフィールドのフラグメントを確認応答するために使用され得る。図 5 は、発信側および受信側がどの M S D U / フラグメントが成功裏に確認応答されたかをどのように追跡または「スコア付け」し得るかを示す。いくつかの場合では、下でより詳しく記述されるように、そのような追跡のために必要なメモリオーバーヘッドを制限するためにパラメータがネゴシエートされ得る。例えば、発信側および受信側は、同時に処理され得るフラグメント化された送信の最大数および / またはフラグメントを捨てる（flush）（フラグメント化された送信の全てのフラグメントが成功裏に受信されとは限らない場合、成功裏に受信されたフラグメントであっても廃棄され得る）ために使用されるタイマ値をネゴシエートし得る。

40

【0060】

[0075]ブロック A c k S S C フィールド中のフラグメント番号サブフィールドの値は、ブロック A c k ビットマップフィールド中に含まれる順序番号（S N）ごとにフラグメント番号を示し得る。F N = 0 の場合、フラグメント化されていない M S D U およびフラ

50

グメント化されたMSDUの最初のフラグメントが、短縮されたブロックAckフレームによって確認応答され得る。他の態様については、 $FN = 0$ の場合、短縮されたブロックAckフレームを誘発したA-MPDUに含まれる（または、短縮されたブロックAckフレームを誘発した2つのA-MPDUの間で送信されたA-MPDUに含まれる）各フラグメント化されたMSDUの多くて1つのフラグメントおよびフラグメント化されていないMSDUが、短縮されたブロックAckフレームによって確認応答され得る。最大64個のMSDUが確認応答され得る場合、これは8オクテットの長さを有するブロックAckビットマップフィールドにつながる。この長さは、圧縮されたブロックAckフレーム中のブロックAckビットマップフィールドと同じ長さである。 $FN = N$ の場合、フラグメント化されていないMSDUおよびフラグメント化されたMSDUの最大 $N + 1$ 個のフラグメントが確認応答され得、 $8 * (N + 1)$ オクテットのビットマップフィールド長につながる。最悪ケース（例えば、64個のMSDUが16個のフラグメントを有する場合）では、可変長ビットマップフィールドを有する「短縮された」ブロックAckフレームは、基本ブロックAckフレーム（128オクテットのビットマップフィールド長を有する152オクテット）と同じ長さであり得る。

【0061】

[0076]図6に示されるように、いくつかの場合では、固定の（例えば、一定長の）ビットマップフィールドを有する短縮されたブロックAckフレーム600が、フラグメント依存のシグナリングのために使用され得る。いくつかの場合では、短縮されたブロックAckフレームについてのビットマップフィールドの長さは、8オクテットであり得、また、短縮されたブロックAckフレームの長さは、圧縮されたブロックAckフレーム（32オクテット）のそれと同じであり得る。

【0062】

[0077]図5を参照して上で記述される場合と同様に、ブロックAckSSCフィールド中のフラグメント番号サブフィールドの値は、ブロックAckビットマップフィールド中に含まれるSNごとにフラグメントの数を示し得る。 $FN = 0$ の場合、フラグメント化されていないMSDUおよびフラグメント化されたMSDUの最初のフラグメントが、短縮されたブロックAckフレームによって確認応答され得る。他の態様については、 $FN = 0$ の場合、短縮されたブロックAckフレームを誘発したA-MPDUに含まれる（または、短縮されたブロックAckフレームを誘発した2つのA-MPDUの間で送信されたA-MPDUに含まれる）各フラグメント化されたMSDUの多くて1つのフラグメントおよびフラグメント化されていないMSDUが、短縮されたブロックAckフレームによって確認応答され得る。8オクテットの長さを有するビットマップフィールドにより、例えば、最大64個の（A-）MSDUが確認応答され得る。 $FN = N$ の場合、フラグメント化されていないMSDUおよびフラグメント化されたMSDUの最大 $N + 1$ 個のフラグメントが確認応答され得る。

【0063】

[0078]しかしながら、一定長のビットマップフィールドのため、短縮されたブロックAckフレームは、最大で $ceil(M/N + 1)$ 個の（A-）MSDUを確認応答し得る。ここで、Mは、ビット単位での固定ビットマップ長である（例えば、 $M = 64$ ビット = 8オクテット）。換言すると、一定長のビットマップフィールドを有する各短縮されたブロックAckフレームによって確認応答され得るMSDUの数は、FNに応じて変わる。いくつかの場合では、最後のMSDUのフラグメントの一部だけが確認応答され得る。

【0064】

[0079]いくつかの場合では、この選択肢（すなわち、A-MPDU中の少なくとも1つのMSDUが16個のフラグメントにフラグメント化されている）については、（ $M = 64$ の場合で）最大4個のMSDUだけが確認応答されることができる。フラグメントの数がより小さければ、より多くのMSDUが確認応答されることができる。

【0065】

[0080]上での記述はブロックAckSSCフィールド中のフラグメント番号サブフィ

ールド (F N) の使用を引き合いに出すが、ブロック A c k フレーム自体に含まれる任意のそのようなフィールドまたはサブフィールドが上で記述されるシグナリング (例えば、B A 制御フィールド中のトラフィック識別子情報 (T I D _ I N F O) サブフィールド) を提供するために使用され得ることを当業者は認識するだろうことに留意されたい。例えば、短縮されたブロック A c k フレームは、マルチフラグメントブロック A c k フレームとして定義され得る。

【 0 0 6 6 】

[0081] 下でより詳しく記述されるように、ブロック A c k フレームの特定の変形体は、例えば、B A 制御フィールドのマルチ T I D、圧縮されたビットマップ、およびグループキャストリトライ (G C R) サブフィールドの予備の組合せを使用することによって、他のフレームフォーマットから区別され得る。

10

【 0 0 6 7 】

[0082] ある態様については、マルチフラグメントブロック A c k フレームについての T I D _ I N F O フィールドは、このフレームで確認応答されることができる M S D U の数を (例えば、8 または 16 などの単位で) 示し得、ブロック A c k ビットマップフィールドを確認応答されることができる M S D U の関数として動的に変えることを可能にする。例えば、T I D _ I N F O が 0 であるとともに F N が 0 である場合、ビットマップフィールドは、長さで 1 オクテットであり得、8 個の M S D U および M D S U の最初のフラグメントについての確認応答情報を搬送する。

【 0 0 6 8 】

20

[0083] 図 7 は、本開示のある態様に従った、短縮されたブロック A c k フレームを送信のために出力するための例となる動作 7 0 0 のフロー図である。動作 7 0 0 は、例えば装置 (例えば、A P 1 1 0、ユーザ端末 1 2 0、またはワイヤレスデバイス 3 0 2、またはそれらの中の処理システム) によって実行され得る。

【 0 0 6 9 】

[0084] 動作 7 0 0 は、装置が複数のプロトコルデータユニット (P D U) を (例えば、ユーザ端末 1 2 0 または A P 1 1 0 であり得る別の装置から) 受信するブロック 7 0 2 で開始する。複数の P D U は、複数の媒体アクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え得る。複数の M P D U は、例えば、アグリゲートされた M P D U (A - M P D U) を備え得る。

30

【 0 0 7 0 】

[0085] ブロック 7 0 4 において、装置は、P D U の各々が成功裏に受信されたかどうかを決定する。装置はまた、ブロック 7 0 4 において、P D U の各々がフラグメント化されていないサービスデータユニット (S D U) に関連付けられているかまたはフラグメント化された S D U に関連付けられているかを決定する。ある態様については、P D U の少なくとも 1 つは、複数のフラグメント化された S D U のうちの 1 つのフラグメント化された S D U のフラグメントを備える。

【 0 0 7 1 】

[0086] ブロック 7 0 6 では、装置は、短縮されたブロック確認応答 (ブロック A c k) フレームを送信のために出力する。短縮されたブロック A c k フレームは、ブロック 7 0 4 での決定に基づいて、フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを含む。換言すると、ビットマップフィールド中のビットは、ブロック 7 0 4 での決定に従って埋められる (populated) (例えばロジック「1」は、S D U またはそのフラグメントが成功裏に受信されたことを示し得、ロジック「0」は、S D U またはそのフラグメントが成功裏に受信されなかったことを示し得る)。ある態様については、フラグメント化されていない S D U およびフラグメント化された S D U は、フラグメント化されていない M A C サービスデータユニット (M S D U) およびフラグメント化された M S D U を含む。

40

【 0 0 7 2 】

[0087] ある態様によれば、動作 7 0 0 は、装置がブロック 7 0 6 において短縮されたブ

50

ロック A c k フレームを送信のために出力した後にブロック確認応答要求を受信することをさらに含み得る。この場合、装置は、ブロック確認応答要求に 응답して、基本ブロック A c k フレームを送信のために出力し得る。基本ブロック A c k フレーム中のビットマップフィールドは、ブロック 7 0 4 での決定に基づいて、フラグメント化されていない S D U およびフラグメント化された S D U の各フラグメントについての受信状態を示し得る。

【 0 0 7 3 】

[0088]ある態様によれば、動作 7 0 0 は、装置がブロック 7 0 6 での出力の前に基本ブロック A c k フレームよりも短縮されたブロック A c k フレームを選択することをさらに含み得る。

【 0 0 7 4 】

[0089]ある態様によれば、動作 7 0 0 s は、装置がブロック 7 0 2 での受信の前に別の短縮されたブロック A c k フレームを送信のために出力することをさらに含む。この場合、複数の P D U は A - M P D U を備え得、フラグメント化されていない S D U およびフラグメント化された S D U はフラグメント化されていない M S D U およびフラグメント化された M S D U を含み、A - M P D U は、フラグメント化された M S D U の各々について多くて 1 つのフラグメントを含み得る。

【 0 0 7 5 】

[0090]図 8 は、本開示のある態様に従って、フラグメント化されたサービスデータユニット (S D U) (例えば M S D U) およびフラグメント化されていない S D U を確認応答するための短縮されたブロック A c k フレームを使用するための例となる動作 8 0 0 のフロー図である。動作 8 0 0 は、例えば装置 (例えば、A P 1 1 0 、ワイヤレスデバイス 3 0 2 、またはユーザ端末 1 2 0 、またはそれらの中の処理システム) によって実行され得る。

【 0 0 7 6 】

[0091]動作 8 0 0 は、装置がブロック 8 0 2 において複数のプロトコルデータユニット (P D U) を送信のために出力することで開始する。P D U の各々はフラグメント化されていない S D U またはフラグメント化された S D U に関連付けられている。ある態様については、P D U の少なくとも 1 つは複数のフラグメント化された S D U のうちの 1 つのフラグメント化された S D U の 1 つのフラグメントである。複数の P D U は、複数の媒体アクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え得る。複数の M P D U は、例えば、アグリゲートされた M P D U (A - M P D U) を備え得る。

【 0 0 7 7 】

[0092]ブロック 8 0 4 において、装置は、フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを受信する。装置は、ブロック 8 0 6 において、フラグメント化されていない S D U およびフラグメント化された S D U が成功裏に受信されたかどうかを決定するために、短縮されたブロック A c k フレーム中のビットマップフィールドを処理する。

【 0 0 7 8 】

[0093]ブロック A c k フレームのこの特定の変形体は、例えば、B A 制御フィールドのマルチ T I D 、圧縮されたビットマップ、およびグループキャストリトライ (G C R) サブフィールドの予備の (reserved) 組合せを使用することによって、他のフレームフォーマットから区別され得る。例として、図 9 中の表 9 0 0 の第 6 行中の設定が、フレームがマルチフラグメントブロック A c k フレームであることを示すために使用され得る。例えば、マルチフラグメントブロック A c k フレームは、マルチ T I D 、圧縮されたビットマップ、G C R 値を全て 1 に設定することによって識別され得、また、上で記述される F N は、例えば、B A 制御フィールドの T I D _ I N F O フィールド、またはブロック A c k S S C フィールドの F N サブフィールド中で示され得る。

【 0 0 7 9 】

[0094]ある態様によれば、動作 8 0 0 は、装置がブロック確認応答要求を送信のために

10

20

30

40

50

出力することをさらに含み得る。この要求は、例えば、ブロック 806 でフラグメント化されていない S D U およびフラグメント化された S D U の少なくとも 1 つが成功裏に受信されなかったことを示した処理の後に出力され得る。装置はまた、ブロック確認応答要求に応答して基本ブロック A c k フレームを受信し得る。基本ブロック A c k フレーム中のビットマップフィールドは、フラグメント化されていない S D U の各々およびフラグメント化された S D U の各フラグメントについての受信状態を示し得る。

【0080】

[0095]ある態様によれば、ブロック 806 での（例えば、フラグメント化された S D U の少なくとも 1 つが成功裏に受信されなかったことを示した）処理の後、動作 800 は、装置が複数のフラグメント化された S D U の少なくとも 1 つのフラグメント化された S D U のフラグメントを再送信のために出力することをさらに含み得る。

10

【0081】

[0096]上で記されるように、短縮されたブロック A c k フレーム中のビットマップフィールドは、基本ブロック A c k フレーム中のビットマップフィールドより短い長さを有する。換言すると、短縮されたブロック A c k フレーム中のビットマップフィールドは、128 オクテット未満の長さを有し得る。

【0082】

[0097]図 6 を参照して記述されるように、短縮されたブロック A c k フレーム中のビットマップフィールドは固定長（例えば、8 オクテット）を有する。この場合、短縮されたブロック A c k フレーム中のビットマップフィールドによって確認応答されることができ
るフラグメント化されていない S D U およびフラグメント化された S D U の数は可変であり得る。例えば、フラグメント化されていない S D U およびフラグメント化された S D U の数は最大で $ceil(M / (N + 1))$ であり得、ここで、M は、ビット単位での固定長であり、短縮されたブロック A c k フレーム中のビットマップフィールドはフラグメント化された S D U についての最大 $N + 1$ 個のフラグメントについての受信状態を示すことができる。短縮されたブロック A c k フレームは開始シーケンス制御 (S S C) フィールドを含み得、また、N は S S C フィールドによって示されるフラグメント番号 (F N) であり得る。

20

【0083】

[0098]ある実施形態では、N および M の両方は、ブロック A c k フレーム自体の中でシグナリングされることができる。そのような実施形態では、ブロック A c k ビットマップフィールドに先行するいずれの予備フィールドもが、この目的で使用されることができる。一例では、フラグメント番号サブフィールドはこれらの値をシグナリングするために使用されることができる。ここで、フラグメント番号の 0 以上のビットは、ブロック A c k ビットマップフィールドの長さ（これは、オクテットの倍数である値（例えば、2 オクテット、4 オクテット、8 オクテット、32 オクテットが M の値をバイトで表現する）を取ることができる）を示す。いくつかの場合では、フラグメント番号の残りのビットの 0 以上は、N の値または N の関数（例えば、それら残りビットは、0、2、4、8 個のフラグメントの値を示すことができる）を表わすことができる。フラグメント番号のビットのうち
のいずれもが、この目的で使用されることができる。例として、フラグメント番号フィールドの 2 つの M S B がブロック A c k ビットマップの値を示すことができ、フラグメント番号の 2 つの L S B がフラグメント番号の値を示すことができる。この例では、0 に等しい 2 つの M S B の値は、（規格の前バージョンと後方互換性を有するように）8 バイトのブロック A c k ビットマップフィールドサイズを示すことができ、1 に等しい値は 2 オクテットを示すことができ、2 の値は 32 オクテットを示すことができ、3 の値は例えば 128 オクテットを示すことができる。同様に、例えば、0 に等しい 2 つの L S B の値は、（前で言及されるように後方互換性を有するように）フラグメントなしを示すことができ、その一方で、1 の値は 2 個のフラグメントを示すことができ、2 の値は 4 個のフラグメントを示すことができ、3 の値は 16 個のフラグメントを示すことができる。概して、フラグメント番号サブフィールドの値のどのような組合せも、ブロック A c k ビットマッ

30

40

50

ブ長の大きさおよび / または確認応答されているフラグメントの数を示すために使用されることができる。

【 0 0 8 4 】

[0099] 図 5 を参照して記述されるように、短縮されたブロック A c k フレーム中のビットマップフィールドは可変長を有する。この場合、可変長は短縮されたブロック A c k フレーム中の F N によって示され得る。短縮されたブロック A c k フレームは、S S C フィールドを含み得、F N は S S C フィールドによって示され得る。ある態様については、F N = 0 であり、短縮されたブロック A c k フレーム中のビットマップフィールド中の各ビットは、フラグメント化されていない S D U のうちの 1 つまたはフラグメント化された S D U のうちの 1 つの最初のフラグメントについての受信状態を示し得る。短縮されたブロック A c k フレーム中のビットマップフィールドは、例えば、8 オクテットの長さを有し得る。ある態様については、F N は正の整数であり、また、短縮されたブロック A c k フレーム中のビットマップフィールド中の各ビットは、フラグメント化されていない S D U のうちの 1 つまたはフラグメント化された S D U のうちの 1 つの各フラグメントについての受信状態を示し得る。この場合、F N = N であり、短縮されたブロック A c k フレーム中のビットマップフィールドは、例えば、最大で $8 * (N + 1)$ オクテットの長さを有し得る。

【 0 0 8 5 】

[0100] ある態様によれば、短縮されたブロック A c k フレーム中のビットマップフィールド中の各ビットは、フラグメント化されていない S D U のうちの 1 つまたはフラグメント化された S D U のうちの 1 つの最初のフラグメントについての受信状態を示し得る。他の態様については、短縮されたブロック A c k フレーム中のビットマップフィールド中の各ビットは、フラグメント化されていない S D U の 1 つについて、またはフラグメント化された S D U のうちの 1 つの全フラグメントについてまとめて (collectively)、受信状態を示し得る。

【 0 0 8 6 】

[0101] 上で記されるように、ある場合では、ブロック A c k フレームの特定の変形体は、B A 制御フィールドのマルチ T I D、圧縮されたビットマップ、およびグループキャストリトライ (G C R) サブフィールドのような様々なフィールドの予備の組合せを使用することによって他のフレームフォーマットから区別され得る。

【 0 0 8 7 】

[0102] 図 9 を参照して、例として、表 9 0 0 の第 6 行中の設定が、フレームがマルチフラグメントブロック A c k フレームであることを示すために使用され得る。示されるように、マルチフラグメントブロック A c k フレームは、マルチ T I D、圧縮されたビットマップ、および G C R 値を全て 1 に設定することによって識別され得、また、上で記述される F N は、例えば、B A 制御フィールドの T I D _ I N F O フィールドまたはブロック A c k S S C フィールドの F N サブフィールド中で示され得る。

【 0 0 8 8 】

[0103] 図 1 0 の例となるやり取り 1 0 0 0 中で示されるように、本明細書で提示されるフラグメント化のための技法は、A P によって送られたトリガフレーム 1 0 1 0 によって始動された M U 送信 1 0 2 0 中で割り当てられたリソースを使用する効率的な方法を提供し得る。そのようなフラグメント化は、範囲制限付きデバイスのために、圧縮されたブロック A c k フレーム 1 0 3 0 を介して (事実上、U L リンクを閉じることを介して) フィードバックを提供する手段を提供し得る。いくつかの場合では、M U モードで送られる場合にフラグメントが A - M P D U 中で搬送されることを可能にするブロック確認応答 (ブロック A c k) プロトコルも提供され得る。そのようなプロトコルは、受信側デバイスおよび発信側デバイスの両方でのメモリ要件を (例えば、どのデータユニット / フラグメントが受信されたかを把握するのに必要なメモリの量を制限することによって) 減じながら、送信デバイスでのフラグメントの生成を簡略化することを支援する。いくつかの場合では、圧縮されたブロック A c k フレーム 1 0 1 0 は、A - M P D U 中で送られ、受信され

10

20

30

40

50

たフラグメントを確認応答するために使用され得る（これは、強化された H T 即時ブロック A c k プロトコルの形態と考えられ得る）。

【 0 0 8 9 】

[0104] 上で記されるように、ある場合では、S T A は、B A セットアップの間にフラグメント化をネゴシエートし得る。換言すると、フラグメント化が有効とされた B A セッションの間にフラグメント化関連のパラメータがやり取りされ得る。いくつかの場合では、このネゴシエーションは関連付けの間（局が A P と関連付けするとき）に実行され得る。発信側でのフラグメント生成に関して、フラグメントは受信側によって指定される様々な制限の下で A - M P D U 中で搬送され得る。これらの制限は、例えば、フラグメント化された M S D U / M M P D U の併存する最大数（M a x #）、および M S D U / M M P D U 1 個のフラグメントの最大数を含み得る。いくつかの場合では、M S D U 当たりただ 1 つのフラグメントが A - M P D U 中で搬送されるだろう。いくつかの場合では、フラグメントの長さに制限（または、依存性）はない場合がある。

【 0 0 9 0 】

[0105] 受信側でのフラグメント確認応答は、以下の通りであり得る。受信側は、受信タイマの持続時間の間、フラグメント化された M S D U / M M P D U についてのフルステート（full state）情報を維持し得る。いくつかの場合では、受信タイマの終了後にフラグメント化された M S D U が廃棄され得ること、いくつかのフラグメントが成功裏に受信されたとしても M S D U が成功裏に受信されていないと見なされる場合があることに留意されたい。受信側は、フラグメントを含んだ誘発する A - M P D U に応答して、圧縮された B A で応答し得る。圧縮された B A では、B A ビットマップ中の各ビットは、M S D U のフラグメントまたは完全な M S D U のいずれかの受信状態を示す。ある態様によれば、A - M S D U は単一の Q o S データフレーム内でフラグメント化なしで搬送され得る。

【 0 0 9 1 】

[0106] S T A は、いくつかの数、例えば、少なくとも 3 つの M S D U または M M P D U の送信のフラグメントの同時受信をサポートするように構成され得る。しかしながら、いくつかの場合、3 つ超のフラグメント化されたフレームを受信する S T A は、廃棄されるフレームの数の著しい増加を経験し得る。したがって、S T A は各 M S D U / M M P D U が受信されている間（例えば、3 分）、受信タイマを維持するように構成され得、また、タイマが指定された値（例えば dot 11 MaxRecieveLifetime）を超えると、フラグメントは廃棄され得る。

【 0 0 9 2 】

[0107] 上で記されるように、フラグメント化を使用すべきかどうかを決定するときに考慮するトレードオフがあり得る。例えば、いくつかの場合では、フラグメントは、V H T シングル M P D U の場合を除いて、A - M P D U 中で送られることを許可されない場合がある。さらに、そのような例外的な場合では、フラグメントは、H T 即時ブロック A c k セッションまたは H T 遅延ブロック A c k セッションが構成されていない T I D についてのみ許可され得る。フラグメント化は有益であり得、なぜなら、それが、チャネル特性 / O B S S 活動が受信信頼性を制限するときの信頼性を上げ得、与えられた T X O P の利用可能な持続時間を考慮して媒体効率を高め得、M U 送信中の割り当てられたリソースの効率的な使用を可能にし得るからである。しかしながら、いくつかの場合では、フラグメント化は、廃棄されている M S D U の数の増加につながり得る。例えば、ただ 1 つのフラグメントが欠ける場合であっても、受信 M S D U タイマが終了すると M S D U はドロップされ得る。これは送信機および受信機でメモリ要件が増加されることにつながり得、なぜなら、送信機および受信機が各フラグメントについてのペイロード内容および長さを把握する必要があり、また、ブロック A c k セッションの間のパーシャルステート（partial state）動作が受信機によって採用されていない場合があるからである。フラグメント化はまた、オーバーヘッドの増加につながり得、なぜなら、各フラグメントが、それ自身の A - M P D U / M A C / セキュリティヘッダーを要求し得る（例えば、1 5 0 0 バイトを 1 6 個のフラグメントにフラグメント化することは少なくとも 4 5 0 バイトのオーバーヘ

ッドを加える可能性がある)からである。

【0093】

[0108]いくつかの場合では、デバイスは、ブロック確認応答(BA)セットアップ手順の間にフラグメント化の使用をネゴシエートし得る。そのような場合、Addブロック確認応答(ADDBA)要求および/またはレスポンス中のADDBA拡張IEは、フラグメント化の使用を示し得る。例えば、そのような場合、発信側は、あるパラメータを示すためにADDBA要求のADDBA拡張エレメント中のフラグメント化なしフィールドを設定し得る。

【0094】

[0109]図11は、ADDBA要求またはレスポンスに含まれ得るADDBA拡張エレメントフォーマット1100の例を示す。示されるように、フォーマット1100は、フラグメント化/フラグメント化なしフィールド1110を有し得る。いくつかの場合では、このフィールドは、装置がフラグメントを送信するつもりかどうかを示す値に(例えば、それがフラグメントを送信するつもりであることを示すために0に、また、それがフラグメントを送信するつもりでないことを示すために1に)設定され得る。

【0095】

[0110]いくつかの場合では、受信側(または、発信側)は、様々な他のフラグメント化パラメータを(例えば、ネゴシエーションの一部として)さらに指定してもよい。例えば、受信側は、(各々についてのフラグメントが同時に追跡されながら)同時にサポートされることができるフラグメント化されたMSDU(F-MSDU)の最大数を指定し得る。示されるように、この値は、サポートされる併存する(concurrent)フラグメント化されたMSDU/MMPDUの最大数を含むフィールド1120中で指定され得る(例えば、6ビットで表わされる)。このパラメータは、BAビットマップ中のいくつかのビットが受信機によってフル状態で維持されるかを決定し得る。受信側はまた、その後フラグメントが廃棄される(例えば、フラグメント化されたMMPDUまたはMSDUを再組立するさらなる試みが終了される)ことになる期間を表わす受信タイマ(例えば、レスポンスのフィールド1130中の8ビットで表わされる)を指定し得る。このパラメータは、所与のフラグメント化されたMSDUについてフル状態が維持される期間を制限することによって、メモリオーバーヘッドの制御を支援し得る。いくつかの場合では、動的フラグメント化フィールド(例えば、レスポンスのあるフィールド中の単一ビットで表わされる)は、動的フラグメント化モード(例えば、MSDU/MMPDU当たり最大2個の動的長さフラグメントについてのサポートを示すために「0」、またはMSDU/MMPDU当たり最大16個の動的長さフラグメントについてのサポートを示すために「1」)を示し得る。

【0096】

[0111]いくつかの場合では、フラグメント化と関係する様々な他のパラメータもネゴシエートされ得る。例として、(受信)デバイスは、A-MSDUをフラグメント化することの(発信側の)許可を示し得る。例えば、ネゴシエーションの間に、受信デバイスは、受信デバイスがフラグメント化されたA-MSDUの受信をサポートするかどうかを示すためのビットを使用し得る。いくつかの場合では、受信デバイスはまた、ネゴシエーションの間にフラグメントの最小長を指定し得る。そのような場合では、最後のフラグメントを除く全フラグメントは、少なくとも指定された最小長であることを要求され得る。

【0097】

[0112]いくつかの場合では、フラグメント化機構の比較的簡略版と考えられ得るものも使用され得る。この場合、ピアSTAは、ベースラインのフラグメント化機構を使用し得、また、上で記述されるネゴシエーションパラメータが適用される場合、ベースラインのブロックAck機構をネゴシエートし得る。

【0098】

[0113]いくつかの場合では、送信機は、A-MPDU中に多くて1つのフラグメントをアグリゲートすることを許され得る。そのような場合、受信機側では、レスポンスを請求

10

20

30

40

50

する単一の M P D U を含む A - M P D U の受信の際、受信デバイスは、(M P D U がフラグメントを含むか完全な M S D U を含むかに関わらず) A c k フレームで応答し得る。他方、応答を請求する 1 個超の M P D U を含む A - M P D U の受信の際、受信デバイスはブロック A c k フレームで応答し得、ここで、ブロック A c k フレームは、請求する P P D U に含まれるフラグメントの受信状態を示すためのインジケーションをさらに含む、圧縮されたブロック A c k フレーム、マルチ T I D ブロック A c k フレーム、マルチ S T A ブロック A c k フレーム、または G C R ブロック A c k フレームであり得る。例えば、受信デバイスは、成功裏に受信される A - M P D U 中に含まれるフラグメントについてのブロック A c k フレーム中のビットを設定し得る。現在未使用のどの予備ビットもが、この目的で使用され得る (例えば、フラグメント番号の未使用ビットがこの目的で使用され得る) 。

10

【 0 0 9 9 】

[0114]ある実施形態では、送信機は A - M P D U に複数のフラグメントを含め得、この場合、受信側は、本明細書での教示に従って複数のフラグメントを確認応答する制御レスポンスフレームで応答し得る。

【 0 1 0 0 】

[0115]ブロック A c k 要求 (B A R) の受信の際、受信デバイスは適切なレスポンスフレームで応答し得る。例えば、フラグメントが、対応するブロック A c k ウィンドウにわたって受信されていない場合、受信デバイスは圧縮されたブロック A c k で応答し得る。いくつかの場合では、B A R 自身が、それが圧縮されたブロック A c k を請求することを示し得る。いくつかの場合では、例えば、少なくとも 1 つのフラグメントが受信されると (または、B A R 自身が、基本ブロック A c k が請求されることを明示する場合) 、受信デバイスは基本 (圧縮されていない) ブロック A c k で応答し得る。

20

【 0 1 0 1 】

[0116]上で記されるように、フラグメントが有効にされた B A セッションの間、発信側は M S D U をフラグメント化するとともにそれらを A - M P D U 中で搬送し得る。受信側は、最短の B A (例えば、最短の B A フレームは C - ブロック A c k フレームであり得る) で A - M P D U を確認応答して応答し得る。割り当てられた U L / D L リソースの効率的な使用のために、いくつかの場合では、A - M P D U 中で 1 つのフラグメントで十分であり得る。

30

【 0 1 0 2 】

[0117]A - M P D U 当たり複数のフラグメントを許可する場合、トレードオフがあり得る。例えば、A - M P D U 当たり複数のフラグメントはどのような M S D U をも T I D 当たり任意の数のフラグメントにフラグメント化する柔軟性を提供し得るが、そうすることは処理オーバーヘッドを高め得る。例えば、受信側および発信側の両方は、各 M S D U についての受信タイマ (例えば、この間にフラグメントが全て成功裏に受信される必要があり、さもなければそれらは捨てられる) を維持する必要がある。加えて、フラグメントが上層レイヤに届けられずに M S D U が引き出されるまでローカルに記憶されるので、受信側は、フラグメント化されている各 M S D U の各フラグメントについてのペイロードを記憶する必要がある。このアプローチはまた、オーバーヘッドの増加だけでなく、(例えば、1 つのフラグメントだけが欠けている場合でも) 受信タイマ終了に起因する M S D U の廃棄の可能性を高めて、さらなるフラグメント化 / デフラグメント化手順に起因する実装形態の複雑化に帰着し得、なぜなら、各追加されるフラグメントがそれ自身の M P D U デリミッタ / M A C / セキュリティヘッダーを必要とするからである。

40

【 0 1 0 3 】

[0118]図 1 2 の例となるやり取り 1 2 0 0 に示されるように、いくつかの場合では、発信側は、フラグメント化がリソースの効率的な使用に帰着するであろうと決定する度に、フラグメント化を使用することを「実行中に」決定し得る。示される例では、2 つの M S D U 1 2 1 0 はフラグメント化されない (データ 1 およびデータ 2) 場合があり、その一方で、3 番目のものは (例えば、D y n . F r a g . = 0 の場合は最大 2 個のフラグメン

50

トに、または、 $Dyn.Frag. = 1$ の場合は最大16個のフラグメントに)フラグメント化され得る。(Frag 3.0とラベルを付されたデータ3の)第1フラグメント1220は、割り当てられたリソースを効率的に埋めるために使用され得る。いずれの場合も、フラグメントのいずれについても長さ制限はない場合がある。上で記されるように、いくつかの場合では、MSDU/MMPDUのただ1つのフラグメントがA-MPDU中で送信され得る。

【0104】

[0119]フレームのフラグメントの残りは、連続するTXOP中での送信に向けてスケジュールされ得る。受信者は、(UL割り当てのリソースを使用して)フラグメントを含む誘発するフレームに対して、フラグメントが(VHTシングル)MPDU中で搬送される場合はAckフレームで、またはフラグメントがA-MPDU中で搬送される場合は圧縮されたブロックAckフレームで、応答し得る。ビットマップ1240中の各ビットは、フラグメント化されていないMSDUまたは誘発するA-MPDU中で搬送されるMSDUのフラグメントの受信状態を確認応答し得る。示されるように、APはブロックAckフレーム1230の受信を確認応答するACKフレーム1250を送り得る。

【0105】

[0120]この方法のフラグメント化は有益であり得、なぜなら、完全なMSDU/MMPDUで埋められることができないリソースを埋めるために第1フラグメントを使用して、発信者が割り当てられたリソースを効率的に埋め得るからである。さらに、受信機は、フラグメント化をサポートするために著しいメモリを必要としない場合がある(リソースの限られた量だけがフラグメントを記憶することを要求され、同時にサポートされるフラグメント化された送信の数が制限され得るからである)。

【0106】

[0121]いくつかの場合では、MSDUは2つの部分にフラグメント化され得、順に届けられ、これは受信機によって容易に処理され得る。例えば、第1フラグメントのペイロードはMSDUの同じバッファ位置に記憶される。第2フラグメントの受信の際、MSDUは直ちに構築され得る。一旦構築されれば、MSDUは高次レイヤに送られ得、また、メモリは他のMSDUのために解放され得る。これはまた、2つのフラグメントが若干(例えば、2以上)のTXOP中でやり取りされることが期待されるようにフラグメント化が低減されることに起因して廃棄されるフレームの数を減じ得る。このアプローチは、発信側が受信タイマが終了しないことを確認することをより簡単にする。2つのフラグメントの使用はまた、フラグメント化に起因するオーバーヘッドを減じ得、これは、一般に、フラグメント(このオーバーヘッドは、2個のフラグメントで最小である)の数で増加する。

【0107】

[0122]図13Aおよび図13Bは、本開示の態様に従って、2つのフラグメントBAのやり取りでフラグメント化を使用する例となるやり取り1300Aおよび1300Bを示す。図13Aに示されるように、MSDU1210はフラグメント化されない場合があり(データ1およびデータ2)、その一方で、データ3のためのMSDUはフラグメント化され得る。この例では、第1フラグメント(Frag 3.0とラベルを付されるData3の第1フラグメント)の受信が確認応答されない場合(例えば、圧縮されたBAフレーム中で否定応答される場合)、送信機は次のTXOP中で完全な本来のMPDU(データ3)を送信する。いくつかの場合では、MPDUのフラグメントだけが以前に送信されていたとしても、RETRYビットは完全なMPDU送信(または、再送)に向けて設定されない場合がある。図13Bに示されるように、(データ3のための)MPDU全体がTXOPに完全には入らない場合、送信機はMPDUを(Frag 3.0'とラベルを付される再フラグメント化されたMPDUの第1フラグメントで)再フラグメント化するとともに2つのフラグメントの間に新しい境界を決定する(繰り返すが、RETRYビットは設定されない場合がある)ことを許され得る。

【0108】

[0123] 図 1 4 A および図 1 4 B は、本開示の態様に従って、2 つのフラグメントの B A やり取りでフラグメント化を使用する別の例となるやり取り 1 4 0 0 A および 1 4 0 0 B を示す。図 1 4 A に示されるように、最初の送信の後、B A は成功裏に受信されない（例えば、それは破損され得る）。再び D a t a 3 のための M P D U がフラグメント化される必要がある再送の場合、第 1 フラグメント（F r a g 3 . 0）は、より小さいかより大きくなるように（F r a g 3 . 0' とラベルを付された、サイズ変更されたフラグメントで）サイズ変更されることが可能であり得、これは T X O P 時間を変更することの管理を支援し得る。他方、図 1 4 B に示されるように、T X O P 中に十分な時間がある場合、M P D U 3 は、フラグメント化される必要が全くない場合がある（そして、データ 3 のための M P D U 全体がフラグメント化されずに送られ得る）。

10

【0109】

[0124] 本明細書で提示されるように、フラグメント化が、M U 動作のために、発信側と受信側との間の B A ネゴシエーション手順を使用して有効にされ得る。このアプローチは、受信側が送信機にその性能をシグナリングすることおよび様々なパラメータをシグナリングすること（例えば、フラグメント化に起因して廃棄されるフレーム数の最小化のための受信タイマ、フルステートの B A スコアが維持される対象の F - M S D U の最大数、および動的長さフラグメント化選択をシグナリングすること）を可能にし得る。このアプローチは、フラグメントが有効にされたブロック A c k セッションの間にフレームを確認応答するために現存の圧縮されたブロック A c k フレームを依然使用しながら、フラグメントが動的長さを有することおよび A - M P D U 中で搬送されることを可能にすることによってフラグメント化の柔軟性を高めるのを支援し得る。

20

【0110】

[0125] 上で記述される方法の様々な動作は、対応する機能を実行できる任意の適切な手段によって実行され得る。手段は、回路、特定用途向け集積回路（A S I C）、またはプロセッサに限定されるわけではないがそれらを含む、様々な（1 つまたは複数の）ハードウェア、および/またはソフトウェアコンポーネント、および/または（1 つまたは複数の）モジュールを含み得る。一般に、図で示される動作があるところでは、それらの動作は、対応する、類似番号付き相対物（counterpart）ミーンズプラスファンクションコンポーネントを有し得る。例えば、図 7 および図 8 に示される動作 7 0 0 および 8 0 0 は、図 7 A および図 8 A に示される手段 7 0 0 A および 8 0 0 A にそれぞれ対応する。

30

【0111】

[0126] 例えば、送信のための手段は、図 2 に示されるアクセスポイント 1 1 0 の送信機（例えば、送信機ユニット 2 2 2）および/または（1 つまたは複数の）アンテナ 2 2 4、図 2 に描写されるユーザ端末 1 2 0 の送信機（例えば、送信機ユニット 2 5 4）および/または（1 つまたは複数の）アンテナ 2 5 2、あるいは図 3 に描かれる送信機 3 1 0 および/または（1 つまたは複数の）アンテナ 3 1 6 を備え得る。受信のための手段は、図 2 で示されるアクセスポイント 1 1 0 の受信機（例えば、受信機ユニット 2 2 2）および/または（1 つまたは複数の）アンテナ 2 2 4、図 2 に示されるユーザ端末 1 2 0 の受信機（例えば、受信機ユニット 2 5 4）および/または（1 つまたは複数の）アンテナ 2 5 2、あるいは図 3 に描かれる受信機 3 1 2 および/または（1 つまたは複数の）アンテナ 3 1 6 を備え得る。処理するための手段、生成するための手段、出力するための手段、および/または決定するための手段は、図 2 に示されるアクセスポイント 1 1 0 の R X データプロセッサ 2 4 2、T X データプロセッサ 2 1 0、および/またはコントローラ 2 3 0、図 2 に示されるユーザ端末 1 2 0 の R X データプロセッサ 2 7 0、T X データプロセッサ 2 8 8、および/またはコントローラ 2 8 0、あるいは図 3 に描写されるプロセッサ 3 0 4 ならびに/あるいは D S P 3 2 0 のような、1 つまたは複数の（例えば、アルゴリズムまたは動作 7 0 0 および 8 0 0 を実行できる）プロセッサを含み得る処理システムを備え得る。

40

【0112】

[0127] いくつかの場合では、パケット（または、フレーム）を実際に送信するのではな

50

く、デバイスはパケットを送信のために出力するインターフェースを有し得る。例えば、プロセッサは、送信用RFフロントエンドに、バスインターフェースを介して、パケットを出力し得る。同様に、パケット（または、フレーム）を実際に受信するのではなく、デバイスは別のデバイスから受信されたパケットを取得するインターフェースを有し得る。例えば、プロセッサは、受信用RFフロントエンドから、バスインターフェースを介して、パケットを取得（または、受信）し得る。

【0113】

[0128]ある態様によれば、そのような手段は、様々なアルゴリズムを（例えば、ハードウェア中で、またはソフトウェア命令を実行することによって）実行することによって、対応する機能を実行するように構成された処理システムによって実装され得る。これらのアルゴリズムは例えば、複数のPDUを受信するためのアルゴリズム、PDUの各々が成功裏に受信されたかどうか、およびPDUの各々がフラグメント化されていないSDUに関連付けられているかまたはフラグメント化されたSDUに関連付けられているかを決定するためのアルゴリズム、ならびに決定に基づいてフラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを送信のために出力するためのアルゴリズムを含み得る。別の例として、これらのアルゴリズムは、各々がフラグメント化されていないSDUまたはフラグメント化されたSDUに関連付けられている複数のPDUを送信のために出力するためのアルゴリズム、フラグメント化されていないSDUおよびフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える短縮されたブロックAckフレームを受信するためのアルゴリズム、フラグメント化されていないSDUおよびフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために短縮されたブロックAckフレーム中のビットマップフィールドを処理するためのアルゴリズムを含み得る。

【0114】

[0129]本明細書で使用される場合、用語「決定すること」は多様なアクションを包含する。例えば、「決定すること」は、計算すること、コンピュータで計算すること、処理すること、導出すること、調査すること、参照すること（例えば、表、データベース、または別のデータ構造を参照すること）、確認することなどを含み得る。また、「決定すること」は、受信すること（例えば、情報を受信すること）、アクセスすること（例えば、メモリ中のデータにアクセスすること）などを含み得る。さらに、「決定すること」は、解くこと、選択すること、選ぶこと、確立することなどを含み得る。

【0115】

[0130]本明細書で使用される場合、項目のリスト「のうちの少なくとも1つ」を指す句は、単独の要素を含め、項目の任意の組合せを指す。例として、「a、b、またはcのうちの少なくとも1つ」は、a、b、c、a - b、a - c、b - c、およびa - b - cを、そして複数の同じ要素の任意の組合せ（例えばa - a、a - a - a、a - a - b、a - a - c、a - b - b、a - c - c、b - b、b - b - b、b - b - c、c - c、およびc - c - c、またはa、bおよびcの他の任意の順序）も、カバーすることを意図される。

【0116】

[0131]本開示との関連で記述される様々な例示的な論理ブロック、モジュール、および回路は、汎用プロセッサ、デジタル信号プロセッサ(DSP)、特定用途向け集積回路(ASIC)、フィールドプログラマブルゲートアレイ(FPGA)または他のプログラマブルロジックデバイス(PLD)、ディスクリートゲートまたはトランジスタロジック、ディスクリートハードウェアコンポーネント、あるいはそれらの本明細書で記述される機能を実行するように設計される任意の組合せを用いて実装または実行され得る。汎用プロセッサはマイクロプロセッサであり得るが、代替では、プロセッサは任意の市販のプロセッサ、コントローラ、マイクロコントローラ、またはステートマシンであり得る。プロセッサはまた、複数のコンピューティングデバイスの組合せ、例えば、DSPとマイクロプロセッサの組合せ、複数のマイクロプロセッサ、DSPコアに連結した1つまたは複数の

マイクロプロセッサ、または他の任意のそのような構成、として実装され得る。

【0117】

[0132]本開示との関連で記述される方法またはアルゴリズムのステップは、ハードウェアで直接、プロセッサによって実行されるソフトウェアモジュールで、またはこれら2つの組合せで具現化され得る。ソフトウェアモジュールは、当該技術分野中で知られる任意の形態の記憶媒体中に存在し得る。使用され得る記憶媒体のいくつかの例は、ランダムアクセスメモリ(RAM)、読み取り専用メモリ(ROM)、フラッシュメモリ、EPROMメモリ、EEPROM(登録商標)メモリ、レジスタ、ハードディスク、リムーバブルディスク、CD-ROMなどを含む。ソフトウェアモジュールは、単一の命令、または多くの命令を備え得、また、いくつかの種々のコードセグメント上で、種々のプログラム中

10

【0118】

[0133]本明細書で開示される方法は、記述される方法を達成するための1つまたは複数のステップまたはアクションを備える。方法のステップおよび/またはアクションは、特許請求項の範囲から逸脱することなく互いに交換され得る。換言すると、ステップまたはアクションの特定の順序が指定されない限り、特定のステップおよび/またはアクションの順序ならびに/あるいは使用は、特許請求の範囲から逸脱することなく修正され得る。

【0119】

20

[0134]記述される機能は、ハードウェア、ソフトウェア、ファームウェア、またはそれらの任意の組合せで実装され得る。ハードウェア中で実装される場合、例となるハードウェア構成はワイヤレスノード中の処理システムを備え得る。処理システムは、バスアーキテクチャとともに実装され得る。バスは、処理システムの特定の用途および全体的設計制約に依存して、任意の数の接続バスおよびブリッジを含み得る。バスは、プロセッサ、機械可読媒体、およびバスインターフェースを含め、様々な回路を互いにつなぎ得る。バスインターフェースは、ネットワークアダプタを、数ある中で処理システムにバスを介して接続するために使用され得る。ネットワークアダプタは、PHYレイヤの信号処理機能を実装するために使用され得る。ユーザ端末120(図1を参照)の場合、ユーザインターフェース(例えば、キーパッド、ディスプレイ、マウス、ジョイスティックなど)もバスに接続され得る。バスはまた、タイミングソース、周辺装置、電圧レギュレータ、電力管理回路などのような様々な他の回路をつなぎ、これらは当該技術分野において周知であり、よって、これ以上記述されない。

30

【0120】

[0135]プロセッサは、機械可読媒体上で記憶されるソフトウェアの実行を含め、バスおよび一般的処理を管理することを担い得る。プロセッサは、1つまたは複数の汎用プロセッサおよび/または専用プロセッサで実装され得る。例は、マイクロプロセッサ、マイクロコントローラ、DSPプロセッサ、およびソフトウェアを実行できる他の回路を含む。ソフトウェアは、ソフトウェア、ファームウェア、ミドルウェア、マイクロコード、ハードウェア記述言語、または別な形で称されようと、命令、データ、またはそれらの任意の組合せを意味するように広く解釈される。機械可読媒体は、例として、RAM(ランダムアクセスメモリ)、フラッシュメモリ、ROM(読み取り専用メモリ)、PROM(プログラマブル読み取り専用メモリ)、EPROM(消去可能プログラマブル読み取り専用メモリ)、EEPROM(電氣的消去可能プログラマブル読み取り専用メモリ)、レジスタ、磁気ディスク、光ディスク、ハードドライブ、または他の適切な記憶媒体、あるいはそれらの任意の組合せを含み得る。機械可読媒体は、コンピュータプログラム製品中で具現化され得る。コンピュータプログラム製品は、パッケージング材を備え得る。

40

【0121】

[0136]ハードウェア実装形態では、機械可読媒体は、プロセッサとは別個の処理システムの一部であり得る。しかしながら、当業者がただちに諒解するように、機械可読媒体、

50

またはその任意の部分は処理システムの外側にあり得る。例として、機械可読媒体は、伝送線路、データによって変調された搬送波、および/またはワイヤレスノードとは別個の記憶された命令を有するコンピュータ可読記憶媒体を含み得、これらの全てはバスインターフェースを介してプロセッサによってアクセスされ得る。代替的または付加的に、機械可読媒体、またはその任意の部分は、キャッシュおよび/または汎用レジスタファイルを伴う場合のように、プロセッサへ統合され得る。

【0122】

[0137]処理システムは、外部バスアーキテクチャを介して他のサポートする回路とともに全てつながれる、プロセッサ機能性を提供する1つまたは複数のマイクロプロセッサおよび少なくとも機械可読媒体の一部を提供する外部メモリを有する汎用処理システムとして構成され得る。あるいは、処理システムは、プロセッサ、バスインターフェース、(アクセス端末の場合の)ユーザーインターフェース、サポートする回路、および機械可読媒体の少なくとも一部とともに単一のチップへ統合されたASIC(特定用途向け集積回路)で、または1つあるいは複数のFPGA(フィールドプログラマブルゲートアレイ)、PLD(プログラマブルロジックデバイス)、コントローラ、ステートマシン、ゲートドライロジック、ディスクリートハードウェアコンポーネント、あるいは他の適切な回路で、またはこの開示の全体にわたって記述される様々な機能性を実行できる回路の任意の組合せで、実装され得る。当業者は、特定の用途およびシステム全体に課される全体的設計制約に依存して、処理システムについて記述される機能性を実装するのに最良な方法を認識するだろう。

10

20

【0123】

[0138]機械可読媒体は、多数のソフトウェアモジュールを備え得る。ソフトウェアモジュールは、プロセッサのような装置によって実行されると、処理システムに様々な機能を実行させる命令を含む。ソフトウェアモジュールは、送信モジュールおよび受信モジュールを含み得る。各ソフトウェアモジュールは、単一の記憶装置中に存在してもよいし、複数の記憶デバイスにわたって分散されてもよい。例として、ソフトウェアモジュールは、トリガリングイベントが起こると、ハードドライブからRAMにロードされ得る。ソフトウェアモジュールの実行の間、プロセッサは、アクセス速度を高めるために命令のうちのいくつかをキャッシュにロードし得る。1つまたは複数のキャッシュラインは、次いで、プロセッサによる実行に向けて汎用レジスタファイルにロードされ得る。ソフトウェアモジュールの機能性に下で言及する際、そのような機能性が、プロセッサによってそのソフトウェアモジュールからの命令を実行するときを実装されることが理解されるだろう。

30

【0124】

[0139]ソフトウェア中で実装される場合、機能は、コンピュータ可読媒体上で1つまたは複数の命令またはコードとして記憶または送信され得る。コンピュータ可読媒体は、コンピュータ記憶媒体と、ある場所から別の場所へのコンピュータプログラムの移動を容易にする任意の媒体を含む通信媒体との両方を含む。記憶媒体は、コンピュータによってアクセスされることができる任意の利用可能な媒体であり得る。限定ではなく例として、そのようなコンピュータ可読媒体は、RAM、ROM、EEPROM、CD-ROMまたは他の光ディスク記憶装置、磁気ディスク記憶装置または他の磁気記憶デバイス、あるいはデータ構造または命令の形態で所望のプログラムコードを搬送または記憶するために使用されることができるとともにコンピュータによってアクセスされることができる任意の他の媒体を備えることができる。また、任意の接続が、コンピュータ可読媒体と適切に称される。例えば、ソフトウェアがウェブサイト、サーバ、または他の遠隔ソースから、同軸ケーブル、光ファイバーケーブル、ツイストペア、デジタル加入者回線(DSL)、あるいは赤外線、無線、およびマイクロ波のようなワイヤレス技術を使用して送信される場合、同軸ケーブル、光ファイバーケーブル、ツイストペア、DSL、または赤外線、無線、およびマイクロ波のようなワイヤレス技術は、媒体の定義に含まれる。ディスク(disk)およびディスク(disc)は、本明細書で使用される場合、コンパクトディスク(disc)(CD)、レーザーディスク(登録商標)(disc)、光ディスク(disc)、デジタル多用途

40

50

ディスク (disc) (DVD)、フロッピー (登録商標) ディスク (disk)、および Blu-ray (登録商標) ディスク (disc) を含み、ここで、ディスク (disk) は通常、磁気的にデータを再生し、その一方でディスク (disc) は、レーザーを用いて光学的にデータを再生する。したがって、いくつかの態様では、コンピュータ可読媒体は、非一時的コンピュータ可読媒体 (例えば、有形的媒体) を備え得る。加えて、他の態様については、コンピュータ可読媒体は、一時的コンピュータ可読媒体 (例えば、信号) を備え得る。上記のものの組合せもコンピュータ可読媒体の範囲内に含まれるべきである。

【0125】

[0140]したがって、ある態様は、本明細書で提示される動作を実行するためのコンピュータプログラム製品を備え得る。例えば、そのようなコンピュータプログラム製品は、コンピュータプログラム製品に記憶される (および / または、符号化される) 命令を有するコンピュータ可読媒体を備え得、命令は、本明細書で記述される動作を実行する1つまたは複数のプロセッサによって実行可能である。ある態様については、コンピュータプログラム製品はパッケージング材を含み得る。

10

【0126】

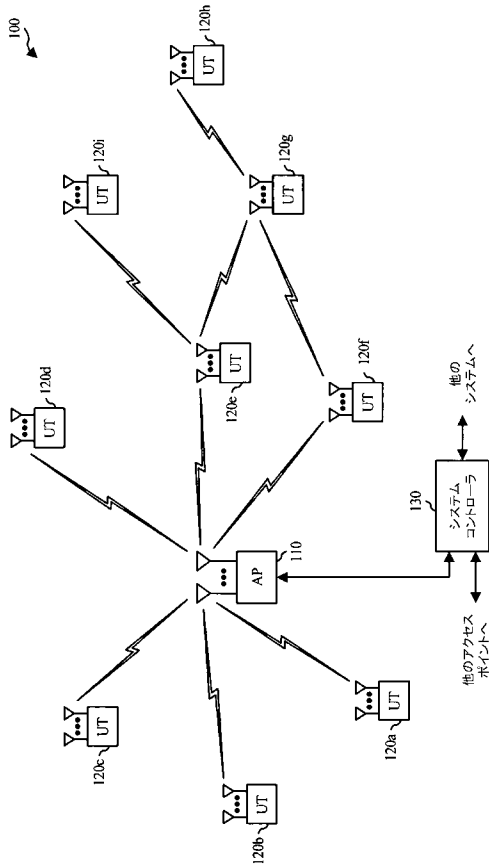
[0141]さらに、本明細書で記述される方法および技法を実行するためのモジュールおよび / または他の適切な手段が、適用可能であれば、ユーザ端末および / または基地局によってダウンロードならびに / あるいは他の方法で得られることが可能なことを諒解されたい。例えば、そのようなデバイスは、本明細書で記述される方法を実行するための手段の転送を容易にするために、サーバに結合されることができる。代替的に、本明細書で記述される様々な方法は、ユーザ端末および / または基地局が、デバイスに記憶手段を結合または提供すると様々な方法を取得することができるように、記憶手段 (例えば、RAM、ROM、コンパクトディスク (CD) またはフロッピーディスクのような物理記憶媒体など) を介して提供されることができる。また、本明細書で記述される方法および技法をデバイスに提供するための任意の他の適切な技法が利用されることができる。

20

【0127】

[0142]請求項が上で示される構成およびコンポーネントそのものに限定されるべきでないことを理解されたい。様々な修正、変更、および変形が、特許請求の範囲から逸脱することなく上で記述される方法および装置の配置、動作、および詳細においてなされ得る。

【図 1】



【図 3】

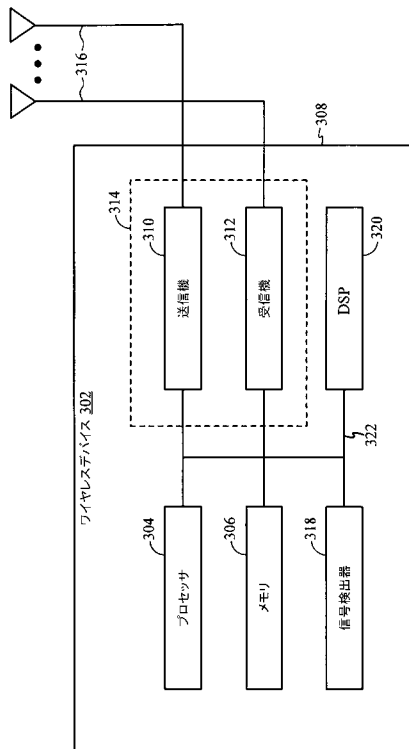
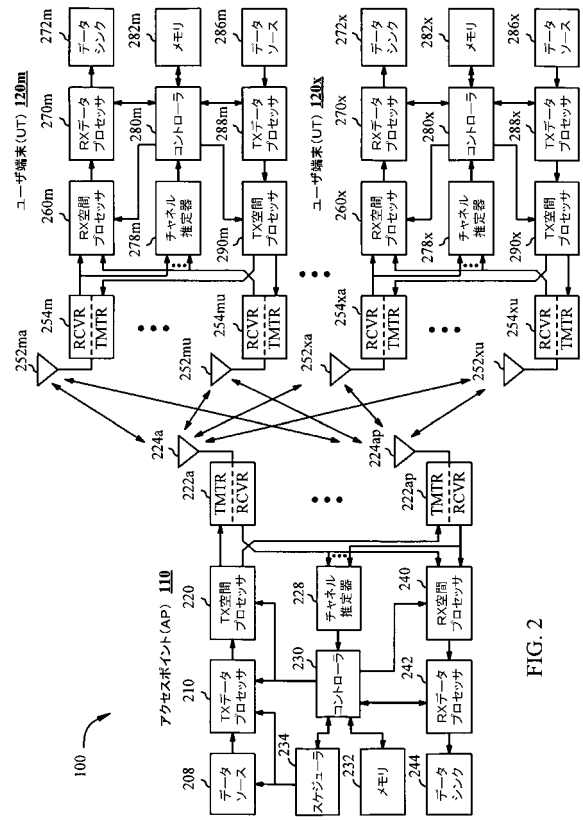


FIG. 3

【図 2】



【図 4】

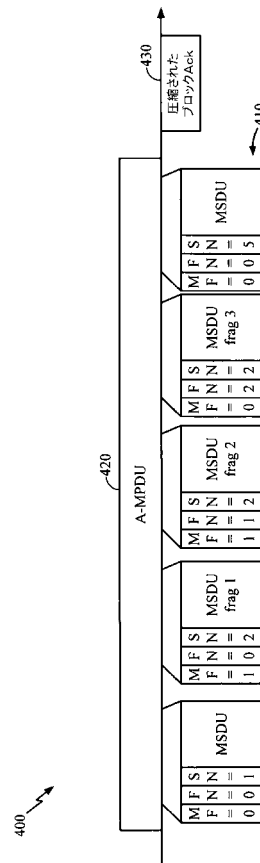


FIG. 4

【 図 5 】

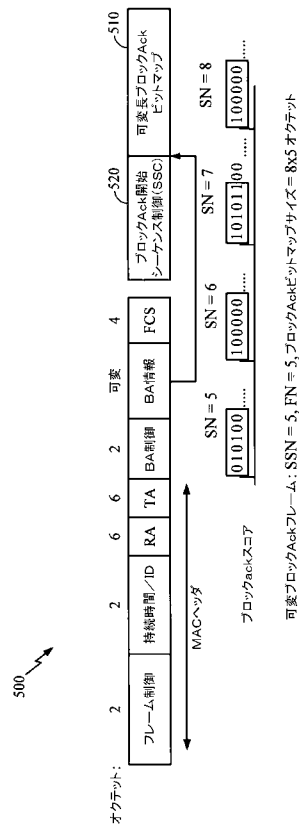


FIG. 5

【 図 6 】

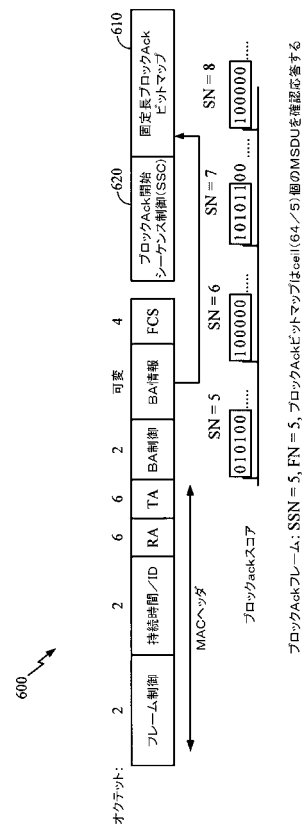


FIG. 6

【 図 7 】

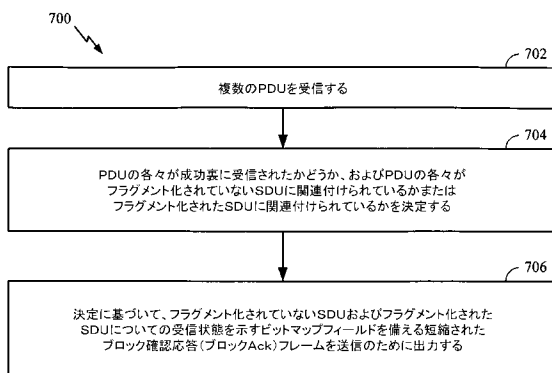


FIG. 7

【 図 7 A 】

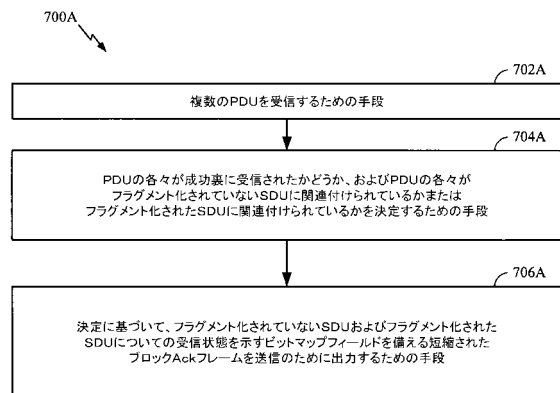


FIG. 7A

【 図 8 A 】

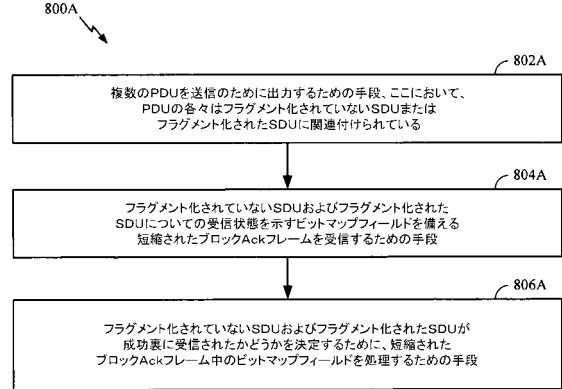


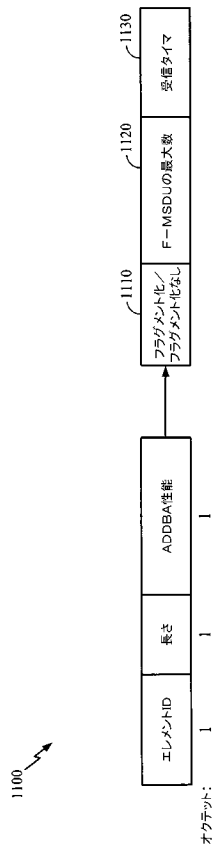
FIG. 8A

【 図 1 0 】

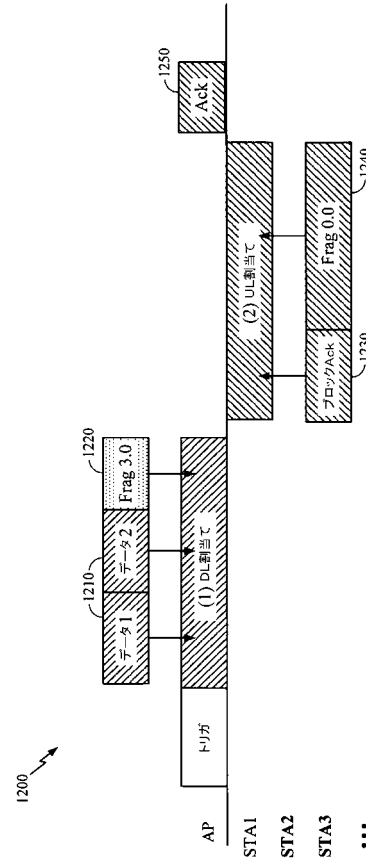
[illegible]

FIG. 10

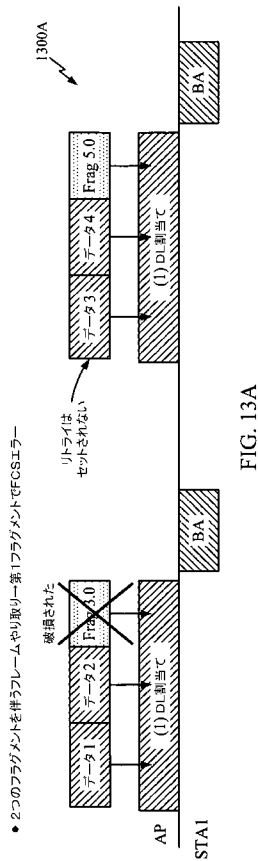
【図 1 1】



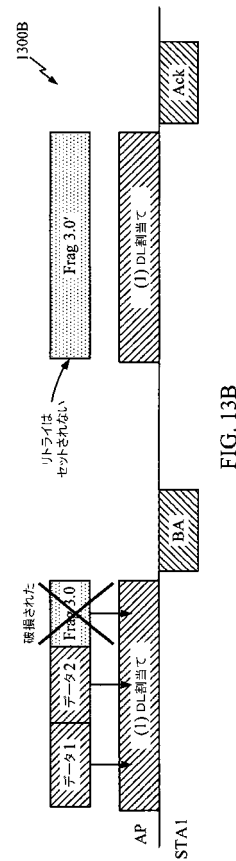
【図 1 2】



【図 1 3 A】



【図 1 3 B】



【 図 1 4 B 】



を行うように構成されたプロセッサと、
を備える、装置。

【請求項 2】

前記少なくとも 1 つのフラグメント化された S D Uは、アグリゲートされた M P D U (A - M P D U) 中で受信される、請求項 1 の装置。

【請求項 3】

前記ブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、請求項 1 の装置。

【請求項 4】

前記ブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメント、または前記フラグメント化された S D U のうちの 1 つのための唯一のフラグメントのうちの少なくとも 1 つ、についての前記受信状態を示す、請求項 1 の装置。

【請求項 5】

前記ブロック A c k フレームは、基本ブロック A c k フレームよりも短い、請求項 1 の装置。

【請求項 6】

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数のP D Uの送信機とのネゴシエーションに参加するようにさらに構成される、請求項 1 の装置。

【請求項 7】

前記 1 つまたは複数のパラメータは、前記装置によってサポートされる併存するフラグメント化された送信の最大数、または前記装置によってサポートされる最小フラグメント長のうちの少なくとも 1 つを備える、請求項 6 の装置。

【請求項 8】

前記プロセッサは、前記ネゴシエーションの間、フラグメント化がサポートされているかどうかのインジケーションを提供するようにさらに構成される、請求項 6 の装置。

【請求項 9】

前記ネゴシエーションは、ブロック A c k セットアップまたは前記送信機との関連付けのうちの少なくとも 1 つの間に実行される、請求項 6 の装置。

【請求項 10】

ワイヤレス通信のための装置であって、
メモリと、
前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を送信のために出力することと、ここにおいて、前記 P D U の各々は、フラグメント化されていないサービスデータユニット (S D U) またはフラグメント化された S D U を搬送し、前記 P D U の少なくとも 1 つは、少なくとも 1 つのフラグメント化された S D U を備える、

任意の複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U についての受信状態を示すビットマップフィールドを備えるブロック確認応答 (ブロック A c k) フレームを受信することと、ここにおいて、前記ブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記ブロック A c k フレーム中のフラグメント番号 (F N) の 1 つまたは複数の最上位ビットの値によって示される、

前記複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U が成功裏に受信されたかどうかを決定するために前記ブロック A c k フレーム中の前記ビットマップフィールドを処理することと、

を行うように構成されたプロセッサと、
を備える、装置。

【請求項 11】

前記少なくとも1つのフラグメント化されたS D Uは、アグリゲートされたM P D U (A - M P D U) 中で送信される、請求項1 0の装置。

【請求項 1 2】

前記ブロックA c kフレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていないS D Uおよびフラグメント化されたS D Uの数は、可変である、請求項1 0の装置。

【請求項 1 3】

前記ブロックA c kフレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていないS D Uのうちの1つ、または、前記フラグメント化されたS D Uのうちの1つの最初のフラグメント、前記フラグメント化されたS D Uのうちの1つの全てのフラグメントについてまとめて、または前記フラグメント化されたS D Uのうちの1つのための唯一のフラグメントのうちの少なくとも1つについて、の前記受信状態を示す、請求項1 0の装置。

【請求項 1 4】

前記プロセッサは、

前記ビットマップフィールドが処理された後にブロック確認応答要求を送信のために出力することと、ここにおいて、前記ビットマップフィールドは、前記フラグメント化されていないS D Uおよびフラグメント化されたS D Uのうちの少なくとも1つが成功裏に受信されなかったことを示した、

前記ブロック確認応答要求に応答して、基本ブロックA c kフレームを受信することと、ここにおいて、前記基本ブロックA c kフレーム中の前記ビットマップフィールドは、前記フラグメント化されていないS D Uの各々および前記フラグメント化されたS D Uの各フラグメントについての前記受信状態を示す、

を行うようにさらに構成される、請求項1 0の装置。

【請求項 1 5】

前記プロセッサは、

前記ビットマップフィールドが処理された後に、前記フラグメント化されたS D Uのうちの前記少なくとも1つのフラグメントを再送信のために出力することを行うようにさらに構成され、前記ビットマップフィールドは、前記フラグメント化されたS D Uのうちの少なくとも1つが成功裏に受信されなかったことを示した、請求項1 0の装置。

【請求項 1 6】

前記プロセッサは、前記フラグメント化されたS D Uを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のP D Uのうちの少なくとも1つの意図された受信側とのネゴシエーションに参加するようにさらに構成される、請求項1 0の装置。

【請求項 1 7】

前記1つまたは複数のパラメータは、前記意図された受信側によってサポートされる併存するフラグメント化された送信の最大数、または前記意図された受信側によってサポートされる最小フラグメント長のうちの少なくとも1つを備える、請求項1 6の装置。

【請求項 1 8】

前記プロセッサは、前記ネゴシエーションの間、フラグメント化がサポートされているかどうかのインジケーションを受信するようにさらに構成される、請求項1 6の装置。

【請求項 1 9】

前記ネゴシエーションは、ブロックA c kセットアップまたは前記送信機との関連付けのうちの少なくとも1つの間に実行される、請求項1 6の装置。

【請求項 2 0】

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット(P D U)を受信することと、

前記P D Uの各々が成功裏に受信されたかどうか、および前記P D Uの各々がフラグメント化されていないサービスデータユニット(S D U)を搬送するかまたはフラグメント

化された S D U を搬送するかどうかを決定することと、ここにおいて、前記 P D U の少なくとも 1 つは、少なくとも 1 つのフラグメント化された S D U を備える、

前記決定に基づいて、任意の複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U についての受信状態を示すビットマップフィールドを備えるブロック確認応答（ブロック A c k）フレームを送信のために出力することと、ここにおいて、前記ブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記ブロック A c k フレーム中のフラグメント番号（F N）の 1 つまたは複数の最上位ビットの値によって示される、

を備える、方法。

【請求項 2 1】

前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数の P D U の送信機とのネゴシエーションに参加することをさらに備える、請求項 2 0 の方法。

【請求項 2 2】

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット（P D U）を送信のために出力することと、ここにおいて、前記 P D U の各々は、フラグメント化されていないサービスデータユニット（S D U）またはフラグメント化された S D U を搬送し、前記 P D U の少なくとも 1 つは、少なくとも 1 つのフラグメント化された S D U を備える、

任意の複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U についての受信状態を示すビットマップフィールドを備えるブロック確認応答（ブロック A c k）フレームを受信することと、

前記複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U が成功裏に受信されたかどうかを決定するために前記ブロック A c k フレーム中の前記ビットマップフィールドを処理することと、ここにおいて、前記ブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記ブロック A c k フレーム中のフラグメント番号（F N）の 1 つまたは複数の最上位ビットの値によって示される、

を備える、方法。

【請求項 2 3】

前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数の P D U のうちの少なくとも 1 つの意図された受信側とのネゴシエーションに参加することをさらに備える、請求項 2 2 の方法。

【請求項 2 4】

前記ブロック A c k フレームは、開始シーケンス制御（S S C）フィールドを備え、前記 F N の前記値は、前記 S S C フィールド中で示される、請求項 1 の装置。

【請求項 2 5】

前記ブロック A c k フレーム中の前記 F N の最下位ビット（L S B）の値は、前記ブロック A c k フレームがフラグメント化されていない S D U またはフラグメント化された S D U の受信状態を示すかどうかを示す、請求項 1 の装置。

【請求項 2 6】

前記 L S B の前記値についての 0 の値は、フラグメント化されていない S D U を示し、前記 L S B の前記値についての 0 でない値は、フラグメント化された S D U を示す、請求項 2 5 の装置。

【請求項 2 7】

前記少なくとも 1 つのプロセッサは、フラグメント化が使用されるかどうかを決定するために、前記複数の P D U の送信機とのネゴシエーションに参加するように構成される、請求項 1 の装置。

【請求項 2 8】

前記ネゴシエーションは、A d d ブロック確認応答（A D D B A）要求または A D D B

Aレスポンスのうちの少なくとも1つにおいてA D D B A 拡張情報エレメント (I E) をやり取りすることを備える、請求項 2 7 の装置。

【請求項 2 9】

各フラグメント化された S D U は 4 つのフラグメントを備える、請求項 1 の装置。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 1 2 7

【補正方法】変更

【補正の内容】

【0 1 2 7】

[0142] 請求項が上で示される構成およびコンポーネントそのものに限定されるべきでないことを理解されたい。様々な修正、変更、および変形が、特許請求の範囲から逸脱することなく上で記述される方法および装置の配置、動作、および詳細においてなされ得る。

以下に、本願出願の当初の特許請求の範囲に記載された発明を付記する。

[C 1]

ワイヤレス通信のための装置であって、

メモリと、

前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を受信することと、

前記 P D U の各々が成功裏に受信されたかどうか、および前記 P D U の各々がフラグメント化されていないサービスデータユニット (S D U) に関連付けられているかまたはフラグメント化された S D U に関連付けられているかを決定することと、

前記決定に基づいて、前記フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを送信のために出力することと、

を行うように構成されたプロセッサと、

を備える、装置。

[C 2]

前記複数の P D U は、複数のメディアアクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え、前記フラグメント化されていない S D U およびフラグメント化された S D U は、フラグメント化されていない M A C サービスデータユニット (M S D U) およびフラグメント化された M S D U を備える、C 1 の装置。

[C 3]

前記複数の M P D U は、アグリゲートされた M P D U (A - M P D U) を備える、C 2 の装置。

[C 4]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、固定長を有する、C 1 の装置。

[C 5]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、C 1 の装置。

[C 6]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有する、C 1 の装置。

[C 7]

前記短縮されたブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメント、または前記フラグメント化された S D U のうちの 1 つのための唯一

のフラグメントのうちの少なくとも1つ、についての前記受信状態を示す、C 1の装置。

[C 8]

前記プロセッサは、前記短縮されたブロック A c k が送信のために出力される前に、基本ブロック A c k フレームよりも前記短縮されたブロック A c k フレームを選択するようにさらに構成される、C 1の装置。

[C 9]

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット (P D U) の送信機とのネゴシエーションに参加するようにさらに構成される、C 1の装置。

[C 1 0]

前記1つまたは複数のパラメータは、サポートされる併存するフラグメント化された送信の最大数、最小フラグメント長、または S D U のためのフラグメントが維持される期間を示す受信タイマ値のうちの少なくとも1つを備える、C 9の装置。

[C 1 1]

前記1つまたは複数のパラメータは、フラグメント化がサポートされているかどうかのインジケーションを備える、C 9の装置。

[C 1 2]

前記ネゴシエーションは、前記送信機との関連付けの間に実行される、C 9の装置。

[C 1 3]

ワイヤレス通信のための装置であって、
メモリと、
前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を送信のために出力することと、ここにおいて、前記 P D U の各々は、フラグメント化されていないサービスデータユニット (S D U) またはフラグメント化された S D U に関連付けられている、

前記フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを受信することと、

前記フラグメント化されていない S D U およびフラグメント化された S D U が成功裏に受信されたかどうかを決定するために前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドを処理することと、
を行うように構成されたプロセッサと、
を備える、装置。

[C 1 4]

前記複数の P D U は、複数のメディアアクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え、前記フラグメント化されていないおよびフラグメント化された S D U は、フラグメント化されていない M A C サービスデータユニット (M S D U) およびフラグメント化された M S D U を備える、C 13の装置。

[C 1 5]

前記複数の M P D U は、アグリゲートされた M P D U (A - M P D U) を備える、C 14の装置。

[C 1 6]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、固定長を有する、C 13の装置。

[C 1 7]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、C 16の装置。

[C 1 8]

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有する、C 1 3 の装置。

[C 1 9]

前記短縮されたブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメントについてまとめて、または前記フラグメント化された S D U のうちの 1 つのための唯一のフラグメントのうちの少なくとも 1 つについて、の前記受信状態を示す、C 1 3 の装置。

[C 2 0]

前記プロセッサは、

前記ビットマップフィールドが処理された後にブロック確認応答要求を送信のために出力することと、ここにおいて、前記ビットマップフィールドは、前記フラグメント化されていない S D U およびフラグメント化された S D U のうちの少なくとも 1 つが成功裏に受信されなかったことを示した、

前記ブロック確認応答要求に 응답して、基本ブロック A c k フレームを受信することと、ここにおいて、前記基本ブロック A c k フレーム中の前記ビットマップフィールドは、前記フラグメント化されていない S D U の各々および前記フラグメント化された S D U の各フラグメントについての前記受信状態を示す、

を行うようにさらに構成される、C 1 3 の装置。

[C 2 1]

前記プロセッサは、

前記ビットマップフィールドが処理された後に、前記フラグメント化された S D U のうちの前記少なくとも 1 つのフラグメントを再送信のために出力することを行うようにさらに構成され、前記ビットマップフィールドは、前記フラグメント化された S D U のうちの少なくとも 1 つが成功裏に受信されなかったことを示した、C 1 3 の装置。

[C 2 2]

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット (P D U) のうちの少なくとも 1 つの意図された受信側とのネゴシエーションに参加するようにさらに構成される、C 1 3 の装置。

[C 2 3]

前記 1 つまたは複数のパラメータは、サポートされる併存するフラグメント化された送信の最大数、最小フラグメント長、または S D U のためのフラグメントが維持される期間を示す受信タイマ値のうちの少なくとも 1 つを備える、C 2 2 の装置。

[C 2 4]

前記 1 つまたは複数のパラメータは、フラグメント化がサポートされているかどうかのインジケーションを備える、C 2 2 の装置。

[C 2 5]

前記ネゴシエーションは、前記送信機との関連付けの間に実行される、C 2 2 の装置。

[C 2 6]

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット (P D U) を受信することと、

前記 P D U の各々が成功裏に受信されたかどうか、および前記 P D U の各々がフラグメント化されていないサービスデータユニット (S D U) に関連付けられているかまたはフラグメント化された S D U に関連付けられているかどうかを決定することと、

前記決定に基づいて、前記フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを送信のために出力することと、

を備える、方法。

[C 2 7]

前記複数の P D U は、複数のメディアアクセス制御 (M A C) プロトコルデータユニット (M P D U) を備え、前記フラグメント化されていない S D U およびフラグメント化された S D U は、フラグメント化されていない M A C サービスデータユニット (M S D U) およびフラグメント化された M S D U を備える、C 2 6 の方法。

[C 2 8]

前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット (P D U) の送信機とのネゴシエーションに参加することをさらに備える、C 2 6 の方法。

[C 2 9]

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット (P D U) を送信のために出力することと、ここにおいて、前記 P D U の各々は、フラグメント化されていないサービスデータユニット (S D U) またはフラグメント化された S D U に関連付けられている、

前記フラグメント化されていない S D U およびフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える短縮されたブロック確認応答 (ブロック A c k) フレームを受信することと、

前記フラグメント化されていない S D U およびフラグメント化された S D U が成功裏に受信されたかどうかを決定するために前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドを処理することと、

を備える、方法。

[C 3 0]

前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数のプロトコルデータユニット (P D U) のうちの少なくとも 1 つの意図された受信側とのネゴシエーションに参加することをさらに備える、C 2 9 の方法。

【 手 続 補 正 書 】

【 提 出 日 】 平成 29 年 8 月 23 日 (2017.8.23)

【 手 続 補 正 1 】

【 補 正 対 象 書 類 名 】 特 許 請 求 の 範 囲

【 補 正 対 象 項 目 名 】 全 文

【 補 正 方 法 】 変 更

【 補 正 の 内 容 】

【 特 許 請 求 の 範 囲 】

【 請 求 項 1 】

ワイヤレス通信のための装置であって、

メモリと、

前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を受信することと、

前記 P D U の各々が成功裏に受信されたかどうか、および前記 P D U の各々がフラグメント化されていないサービスデータユニット (S D U) を搬送するかまたはフラグメント化された S D U を搬送するかを決定することと、ここにおいて、前記 P D U の少なくとも 1 つは、少なくとも 1 つのフラグメント化された S D U を備える、

前記決定に基づいて、任意の複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える、基本ブロック確認応答 (ブロック A c k) フレームよりも短い短縮されたブロック A c k フレームを送信のために出力することと、ここにおいて、前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記短縮されたブロック A c k フレーム中のフラグメント番号 (F N) の 1 つまたは複数の最上位ビットの値によって示される、

を行うように構成されたプロセッサと、
を備える、装置。

【請求項 2】

前記少なくとも 1 つのフラグメント化された S D U は、アグリゲートされた M P D U (A - M P D U) 中で受信される、請求項 1 の装置。

【請求項 3】

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、請求項 1 の装置。

【請求項 4】

前記短縮されたブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメント、または前記フラグメント化された S D U のうちの 1 つのための唯一のフラグメントのうちの少なくとも 1 つ、についての前記受信状態を示す、請求項 1 の装置。

【請求項 5】

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数の P D U の送信機とのネゴシエーションに参加するようにさらに構成される、請求項 1 の装置。

【請求項 6】

前記 1 つまたは複数のパラメータは、前記装置によってサポートされる併存するフラグメント化された送信の最大数、または前記装置によってサポートされる最小フラグメント長のうちの少なくとも 1 つを備える、請求項 5 の装置。

【請求項 7】

前記プロセッサは、前記ネゴシエーションの間、フラグメント化がサポートされているかどうかのインジケーションを提供するようにさらに構成される、請求項 5 の装置。

【請求項 8】

前記ネゴシエーションは、ブロック A c k セットアップまたは前記送信機との関連付けのうちの少なくとも 1 つの間に実行される、請求項 5 の装置。

【請求項 9】

ワイヤレス通信のための装置であって、
メモリと、
前記メモリに結合され、

複数のプロトコルデータユニット (P D U) を送信のために出力することと、ここにおいて、前記 P D U の各々は、フラグメント化されていないサービスデータユニット (S D U) またはフラグメント化された S D U を搬送し、前記 P D U の少なくとも 1 つは、少なくとも 1 つのフラグメント化された S D U を備える、

任意の複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U についての受信状態を示すビットマップフィールドを備える、基本ブロック確認応答 (ブロック A c k) フレームよりも短い短縮されたブロック A c k フレームを受信することと、ここにおいて、前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記短縮されたブロック A c k フレーム中のフラグメント番号 (F N) の 1 つまたは複数の最上位ビットの値によって示される、

前記複数のフラグメント化されていない S D U および前記少なくとも 1 つのフラグメント化された S D U が成功裏に受信されたかどうかを決定するために前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドを処理することと、

を行うように構成されたプロセッサと、
を備える、装置。

【請求項 10】

前記少なくとも 1 つのフラグメント化された S D U は、アグリゲートされた M P D U (A - M P D U) 中で送信される、請求項 9 の装置。

【請求項 11】

前記短縮されたブロック A c k フレーム中の前記ビットマップフィールドによって確認応答されることができる前記フラグメント化されていない S D U およびフラグメント化された S D U の数は、可変である、請求項 9 の装置。

【請求項 12】

前記短縮されたブロック A c k フレーム中の前記ビットマップ中の各ビットは、前記フラグメント化されていない S D U のうちの 1 つ、または、前記フラグメント化された S D U のうちの 1 つの最初のフラグメント、前記フラグメント化された S D U のうちの 1 つの全てのフラグメントについてまとめて、または前記フラグメント化された S D U のうちの 1 つのための唯一のフラグメントのうちの少なくとも 1 つについて、の前記受信状態を示す、請求項 9 の装置。

【請求項 13】

前記プロセッサは、

前記ビットマップフィールドが処理された後にブロック確認応答要求を送信のために出力することと、ここにおいて、前記ビットマップフィールドは、前記フラグメント化されていない S D U およびフラグメント化された S D U のうちの少なくとも 1 つが成功裏に受信されなかったことを示した、

前記ブロック確認応答要求に回答して、基本ブロック A c k フレームを受信することと、ここにおいて、前記基本ブロック A c k フレーム中の前記ビットマップフィールドは、前記フラグメント化されていない S D U の各々および前記フラグメント化された S D U の各フラグメントについての前記受信状態を示す、

を行うようにさらに構成される、請求項 9 の装置。

【請求項 14】

前記プロセッサは、

前記ビットマップフィールドが処理された後に、前記フラグメント化された S D U のうちの前記少なくとも 1 つのフラグメントを再送信のために出力することを行うようにさらに構成され、前記ビットマップフィールドは、前記フラグメント化された S D U のうちの少なくとも 1 つが成功裏に受信されなかったことを示した、請求項 9 の装置。

【請求項 15】

前記プロセッサは、前記フラグメント化された S D U を送信または処理するのに使用される 1 つまたは複数のフラグメント化パラメータについて、前記複数の P D U のうちの少なくとも 1 つの意図された受信側とのネゴシエーションに参加するようにさらに構成される、請求項 9 の装置。

【請求項 16】

前記 1 つまたは複数のパラメータは、前記意図された受信側によってサポートされる併存するフラグメント化された送信の最大数、または前記意図された受信側によってサポートされる最小フラグメント長のうちの少なくとも 1 つを備える、請求項 15 の装置。

【請求項 17】

前記プロセッサは、前記ネゴシエーションの間、フラグメント化がサポートされているかどうかのインジケーションを受信するようにさらに構成される、請求項 15 の装置。

【請求項 18】

前記ネゴシエーションは、ブロック A c k セットアップまたは前記送信機との関連付けのうちの少なくとも 1 つの間に実行される、請求項 15 の装置。

【請求項 19】

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット (P D U) を受信することと、

前記 P D U の各々が成功裏に受信されたかどうか、および前記 P D U の各々がフラグメ

ント化されていないサービスデータユニット（SDU）を搬送するかまたはフラグメント化されたSDUを搬送するかどうかを決定することと、ここにおいて、前記PDUの少なくとも1つは、少なくとも1つのフラグメント化されたSDUを備える、

前記決定に基づいて、任意の複数のフラグメント化されていないSDUおよび前記少なくとも1つのフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える、基本ブロック確認応答（ブロックAck）フレームよりも短い短縮されたブロックAckフレームを送信のために出力することと、ここにおいて、前記短縮されたブロックAckフレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記短縮されたブロックAckフレーム中のフラグメント番号（FN）の1つまたは複数の最上位ビットの値によって示される、

を備える、方法。

【請求項20】

前記フラグメント化されたSDUを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のPDUの送信機とのネゴシエーションに参加することをさらに備える、請求項19の方法。

【請求項21】

ワイヤレス通信のための方法であって、

複数のプロトコルデータユニット（PDU）を送信のために出力することと、ここにおいて、前記PDUの各々は、フラグメント化されていないサービスデータユニット（SDU）またはフラグメント化されたSDUを搬送し、前記PDUの少なくとも1つは、少なくとも1つのフラグメント化されたSDUを備える、

任意の複数のフラグメント化されていないSDUおよび前記少なくとも1つのフラグメント化されたSDUについての受信状態を示すビットマップフィールドを備える、基本ブロック確認応答（ブロックAck）フレームよりも短い短縮されたブロックAckフレームを受信することと、

前記複数のフラグメント化されていないSDUおよび前記少なくとも1つのフラグメント化されたSDUが成功裏に受信されたかどうかを決定するために前記短縮されたブロックAckフレーム中の前記ビットマップフィールドを処理することと、ここにおいて、前記短縮されたブロックAckフレーム中の前記ビットマップフィールドは、可変長を有し、前記可変長は、前記短縮されたブロックAckフレーム中のフラグメント番号（FN）の1つまたは複数の最上位ビットの値によって示される、

を備える、方法。

【請求項22】

前記フラグメント化されたSDUを送信または処理するのに使用される1つまたは複数のフラグメント化パラメータについて、前記複数のPDUのうちの少なくとも1つの意図された受信側とのネゴシエーションに参加することをさらに備える、請求項21の方法。

【請求項23】

前記短縮されたブロックAckフレームは、開始シーケンス制御（SSC）フィールドを備え、

前記FNの前記値は、前記SSCフィールド中で示される、請求項1の装置。

【請求項24】

前記短縮されたブロックAckフレーム中の前記FNの最下位ビット（LSB）の値は、前記短縮されたブロックAckフレームがフラグメント化されていないSDUまたはフラグメント化されたSDUの受信状態を示すかどうかを示す、請求項1の装置。

【請求項25】

前記LSBの前記値についての0の値は、フラグメント化されていないSDUを示し、前記LSBの前記値についての0でない値は、フラグメント化されたSDUを示す、請求項24の装置。

【請求項26】

前記少なくとも1つのプロセッサは、フラグメント化が使用されるかどうかを決定する

ために、前記複数の P D U の送信機とのネゴシエーションに参加するように構成される、請求項 1 の装置。

【請求項 2 7】

前記ネゴシエーションは、A d d ブロック確認応答 (A D D B A) 要求または A D D B A レスポンスのうちの少なくとも 1 つにおいて A D D B A 拡張情報エレメント (I E) をやり取りすることを備える、請求項 2 6 の装置。

【請求項 2 8】

各フラグメント化された S D U は 4 つのフラグメントを備える、請求項 1 の装置。

【 国際調査報告 】

INTERNATIONAL SEARCH REPORT

International application No
PCT/US2015/000267

A. CLASSIFICATION OF SUBJECT MATTER

INV. H04L1/16
ADD.

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H04L

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

EPO-Internal, WPI Data, INSPEC, COMPENDEX

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2006/034274 A1 (KAKANI NAVEEN K [US] ET AL) 16 February 2006 (2006-02-16) paragraph [0032] - paragraph [0035] paragraph [0044] - paragraph [0055] paragraph [0063] - paragraph [0068] -----	1-30
X	W0 2014/014577 A1 (QUALCOMM INC [US]) 23 January 2014 (2014-01-23) paragraph [0031] paragraph [0058] paragraph [0062] - paragraph [0070] paragraph [0075] - paragraph [0084] ----- -/--	1-30

☒ Further documents are listed in the continuation of Box C.

☒ See patent family annex.

* Special categories of cited documents :

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"Z" document member of the same patent family

Date of the actual completion of the international search

17 March 2016

Date of mailing of the international search report

29/03/2016

Name and mailing address of the ISA/

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040,
Fax: (+31-70) 340-3016

Authorized officer

Papantoniou, Antonis

INTERNATIONAL SEARCH REPORT

International application No

PCT/US2015/000267

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	EP 1 626 520 A1 (SAMSUNG ELECTRONICS CO LTD [KR]) 15 February 2006 (2006-02-15) paragraph [0030] - paragraph [0041] paragraph [0045] - paragraph [0056] paragraph [0086] - paragraph [0089] paragraph [0107] - paragraph [0115] paragraph [0091] -----	1-8, 13-21, 26,27,29

INTERNATIONAL SEARCH REPORT

Information on patent family members

International application No

PCT/US2015/000267

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 2006034274	A1	16-02-2006	EP 1779577 A1 02-05-2007
			KR 20070083516 A 24-08-2007
			US 2006034274 A1 16-02-2006

WO 2014014577	A1	23-01-2014	CN 104471891 A 25-03-2015
			EP 2873184 A1 20-05-2015
			JP 2015529047 A 01-10-2015
			KR 20150032744 A 27-03-2015
			WO 2014014577 A1 23-01-2014

EP 1626520	A1	15-02-2006	BR P10514128 A 27-05-2008
			EP 1626520 A1 15-02-2006
			JP 2008509622 A 27-03-2008
			US 2006034317 A1 16-02-2006
			WO 2006016745 A1 16-02-2006

フロントページの続き

(31)優先権主張番号 62/201,516

(32)優先日 平成27年8月5日(2015.8.5)

(33)優先権主張国 米国(US)

(31)優先権主張番号 14/978,039

(32)優先日 平成27年12月22日(2015.12.22)

(33)優先権主張国 米国(US)

(81)指定国 AP(BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, RU, TJ, TM), EP(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US

(72)発明者 アスタージャディ、アルフレッド

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 メルリン、シモーネ

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 チェリアン、ジョージ

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 アブラハム、サントシュ・ポール

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 バリアク、グウェンドーリン・デニス

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 マリク、ラーフル

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 ディン、ガン

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 フレデリクス、ギード・ロベルト

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

(72)発明者 チョ、ジェームズ・シモン

アメリカ合衆国、カリフォルニア州 9 2 1 2 1 - 1 7 1 4、サン・ディエゴ、モアハウス・ドライブ 5 7 7 5

Fターム(参考) 5K014 DA02 FA03

5K067 AA13 DD24 HH28

【要約の続き】

信のために出力することと、を含む。

【選択図】 図7