

(19)日本国特許庁(JP)

**(12)特許公報(B2)**

(11)特許番号  
**特許第7039698号**  
**(P7039698)**

(45)発行日 令和4年3月22日(2022.3.22)

(24)登録日 令和4年3月11日(2022.3.11)

## (51)国際特許分類

F I

H 0 4 N	19/105 (2014.01)	H 0 4 N	19/105
H 0 4 N	19/139 (2014.01)	H 0 4 N	19/139
H 0 4 N	19/176 (2014.01)	H 0 4 N	19/176
H 0 4 N	19/52 (2014.01)	H 0 4 N	19/52
H 0 4 N	19/537 (2014.01)	H 0 4 N	19/537

請求項の数 16 (全72頁)

(21)出願番号 特願2020-528181(P2020-528181)

(86)(22)出願日 令和1年9月10日(2019.9.10)

(65)公表番号 特表2021-505013(P2021-505013  
A)

(43)公表日 令和3年2月15日(2021.2.15)

(86)国際出願番号 PCT/KR2019/011733

(87)国際公開番号 WO2020/055107

(87)国際公開日 令和2年3月19日(2020.3.19)

審査請求日 令和2年5月21日(2020.5.21)

(31)優先権主張番号 62/729,407

(32)優先日 平成30年9月10日(2018.9.10)

(33)優先権主張国・地域又は機関

米国(US)

(73)特許権者 502032105

エルジー エレクトロニクス インコーポ

レイティド

L G E L E C T R O N I C S I N C .

大韓民国, ソウル, ヨンドゥンポ-ク,

ヨイ-デロ, 128

128, Yeoui-daero, Y

eongdeungpo-gu, 07

336 Seoul, Republic

of Korea

(74)代理人 100099759

弁理士 青木 篤

(74)代理人 100123582

弁理士 三橋 真二

(74)代理人 100165191

最終頁に続く

(54)【発明の名称】 画像符号化システムにおいてアフィンMVP候補リストを使用するアフィン動き予測に基づいた画像デコード方法及び装置

## (57)【特許請求の範囲】

## 【請求項1】

デコード装置によって行われるビデオデコード方法であって、  
 ビットストリームから現在ブロックに対する動き予測情報を取得するステップと、  
 前記現在ブロックに対するアフィンMVP (Motion Vector Predictor) 候補リストを構成するステップと、

前記アフィンMVP候補リストに基づいて前記現在ブロックのCP (Control Point) に対するCPMP (Control Point Motion Vector Predictors) を導出するステップと、  
 前記動き予測情報に基づいて前記現在ブロックの前記CPに対するCPMD (Control Point Motion Vector Differences) を導出するステップと、

前記CPMP及び前記CPMDに基づいて前記現在ブロックの前記CPに対するCPMV (Control Point Motion Vectors) を導出するステップと、

前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出するステップと、  
 前記導出された予測サンプルに基づいて前記現在ブロックに対する復元ピクチャを生成するステップと、

を含み、

前記アフィンMVP候補リストを構成するステップは、

継承されたアフィンMVP候補が利用可能であるかどうかをチェックするステップであつて、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補は、導出される、ステップと、

コンストラクテッドアフィンM V P候補が利用可能であるかどうかをチェックするステップであって、

前記コンストラクテッドアフィンM V P候補が利用可能である場合、前記コンストラクテッドアフィンM V P候補は、導出され、

前記コンストラクテッドアフィンM V P候補は、前記現在ロックのC P 0に対する候補動きベクトル、前記現在ロックのC P 1に対する候補動きベクトル、及び前記現在ロックのC P 2に対する候補動きベクトルを含む、ステップと、

導出されたアフィンM V P候補の個数が2個より少なく、前記C P 0に対する動きベクトルが利用可能である場合、第1のアフィンM V P候補を導出するステップであって、前記第1のアフィンM V P候補は、前記C P 0に対する前記動きベクトルを前記C Pに対する候補動きベクトルとして含むアフィンM V P候補である、ステップと、

前記導出されたアフィンM V P候補の個数が2個より少なく、前記C P 1に対する動きベクトルが利用可能である場合、第2のアフィンM V P候補を導出するステップであって、前記第2のアフィンM V P候補は、前記C P 1に対する前記動きベクトルを前記C Pに対する候補動きベクトルとして含むアフィンM V P候補である、ステップと、

前記導出されたアフィンM V P候補の個数が2個より少なく、前記C P 2に対する動きベクトルが利用可能である場合、第3のアフィンM V P候補を導出するステップであって、前記第3のアフィンM V P候補は、前記C P 2に対する前記動きベクトルを前記C Pに対する候補動きベクトルとして含むアフィンM V P候補である、ステップと、

前記導出されたアフィンM V P候補の個数が2個より少ない場合、前記現在ロックの時間的周辺ロックに基づいて導出された時間的M V Pを前記C Pに対する候補動きベクトルとして含む第4のアフィンM V P候補を導出するステップと、

前記導出されたアフィンM V P候補の個数が2個より少ない場合、ゼロ動きベクトルを前記C Pに対する候補動きベクトルとして含む第5のアフィンM V P候補を導出するステップと、

を含み、

前記C P 0は、前記現在ロックの左上端位置を表し、

前記C P 1は、前記現在ロックの右上端位置を表し、

前記C P 2は、前記現在ロックの左下端位置を表す、方法。

#### 【請求項2】

前記コンストラクテッドアフィンM V P候補は、前記候補動きベクトルが利用可能である場合に利用可能である、請求項1に記載の方法。

#### 【請求項3】

第1のグループ内の第1のロックの参照ピクチャが前記現在ロックの参照ピクチャと同一の場合、前記C P 0に対する候補動きベクトルは、利用可能であり、

第2のグループ内の第2のロックの参照ピクチャが前記現在ロックの前記参照ピクチャと同一の場合、前記C P 1に対する前記候補動きベクトルは、利用可能であり、

第3のグループ内の第3のロックの参照ピクチャが前記現在ロックの前記参照ピクチャと同一の場合、前記C P 2に対する前記候補動きベクトルは、利用可能であり、

前記C P 0に対する前記候補動きベクトルが利用可能であり、前記C P 1に対する前記候補動きベクトルが利用可能であり、前記C P 2に対する前記候補動きベクトルが利用可能である場合、前記アフィンM V P候補リストは、前記コンストラクテッドアフィンM V P候補を含む、請求項2に記載の方法。

#### 【請求項4】

前記第1のグループは、周辺ロックA、周辺ロックB及び周辺ロックCを含み、

前記第2のグループは、周辺ロックD及び周辺ロックEを含み、

前記第3のグループは、周辺ロックF及び周辺ロックGを含み、

前記現在ロックのサイズがW × Hであり、前記現在ロックの左上端サンプルポジションのx成分及びy成分が0である場合、

前記周辺ロックAは、(-1, -1)座標のサンプルを含むロックであり、

10

20

30

40

50

前記周辺ブロック B は、(0、-1) 座標のサンプルを含むブロックであり、  
 前記周辺ブロック C は、(-1,0) 座標のサンプルを含むブロックであり、  
 前記周辺ブロック D は、(W-1,-1) 座標のサンプルを含むブロックであり、  
 前記周辺ブロック E は、(W,-1) 座標のサンプルを含むブロックであり、  
 前記周辺ブロック F は、(-1,H-1) 座標のサンプルを含むブロックであり、  
 前記周辺ブロック G は、(-1,H) 座標のサンプルを含むブロックである、請求項 3 に記載の方法。

#### 【請求項 5】

前記第 1 のブロックは、第 1 の特定順序で前記第 1 のグループ内の周辺ブロックをチェックする間に参照ピクチャが前記現在ブロックの参照ピクチャと同一であると最初に確認されたブロックであり、

10

前記第 2 のブロックは、第 2 の特定順序で前記第 2 のグループ内の周辺ブロックをチェックする間に参照ピクチャが前記現在ブロックの参照ピクチャと同一であると最初に確認されたブロックであり、

前記第 3 のブロックは、第 3 の特定順序で前記第 3 のグループ内の周辺ブロックをチェックする間に参照ピクチャが前記現在ブロックの参照ピクチャと同一であると最初に確認されたブロックである、請求項 4 に記載の方法。

#### 【請求項 6】

前記第 1 の特定順序は、前記周辺ブロック A から前記周辺ブロック B、前記周辺ブロック C の順序であり、

20

前記第 2 の特定順序は、前記周辺ブロック D から前記周辺ブロック E の順序であり、

前記第 3 の特定順序は、前記周辺ブロック F から前記周辺ブロック G の順序である、請求項 5 に記載の方法。

#### 【請求項 7】

前記現在ブロックの周辺ブロックが利用できることは、特定順序でチェックされ、  
 前記継承されたアフィン M V P 候補は、チェックされた利用可能な周辺ブロックに基づいて導出される、請求項 1 に記載の方法。

#### 【請求項 8】

前記利用可能な周辺ブロックは、アフィン動きモデルで符号化された周辺ブロックであり、  
 前記利用可能な周辺ブロックの参照ピクチャは、前記現在ブロックの前記参照ピクチャと同一である、請求項 7 に記載の方法。

30

#### 【請求項 9】

前記現在ブロックの前記周辺ブロックは、前記現在ブロックの左側周辺ブロック及び上側周辺ブロックを含む、請求項 8 に記載の方法。

#### 【請求項 10】

前記現在ブロックの前記周辺ブロックは、前記現在ブロックの左側周辺ブロックを含み、  
 前記現在ブロックの上側周辺ブロックが前記現在ブロックを含む現在 C T U (Coding tree unit) に含まれる場合、前記現在ブロックの前記周辺ブロックは、前記現在ブロックの前記上側周辺ブロックを含む、請求項 8 に記載の方法。

#### 【請求項 11】

前記現在ブロックの前記周辺ブロックが前記左側周辺ブロック及び前記上側周辺ブロックを含む場合、前記特定順序は、前記左側周辺ブロックから前記上側周辺ブロックの順序である、請求項 9 に記載の方法。

40

#### 【請求項 12】

前記現在ブロックのサイズが W × H であり、前記現在ブロックの左上端サンプルポジションの x 成分及び y 成分が 0 である場合、

前記左側周辺ブロックは、(-1, H-1) 座標のサンプルを含むブロックであり、  
 前記上側周辺ブロックは、(W-1, -1) 座標のサンプルを含むブロックである、請求項 11 に記載の方法。

#### 【請求項 13】

50

前記継承されたアフィンMVP候補と前記コンストラクテッドアフィンMVP候補との間のプルーニングチェックは、行われない、請求項1に記載の方法。

**【請求項14】**

前記現在ブロックの上側周辺ブロックが前記現在ブロックを含む現在CTU(Coding Tree Unit)に含まれる場合、前記上側周辺ブロックは、前記継承されたアフィンMVP候補を導出するために使用され、

前記現在ブロックの前記上側周辺ブロックが前記現在CTUに含まれない場合、前記上側周辺ブロックは、前記継承されたアフィンMVP候補を導出するために使用されない、請求項1に記載の方法。

**【請求項15】**

エンコード装置によって行われるビデオエンコード方法であって、

現在ブロックに対するアフィンMVP(Motion Vector Predictor)候補リストを構成するステップと、

前記アフィンMVP候補リストに基づいて前記現在ブロックのCP(Control Point)に対するCPMVP(Control Point Motion Vector Predictors)を導出するステップと、前記現在ブロックの前記CPに対するCPMVを導出するステップと、

前記CPMVP及び前記CPMVに基づいて前記現在ブロックの前記CPに対するCPMVD(Control Point Motion Vector Differences)を導出するステップと、

前記CPMVDに関する情報を含む動き予測情報をエンコードするステップと、  
を含み、

前記アフィンMVP候補リストを構成するステップは、

前記現在ブロックの継承されたアフィンMVP候補が利用可能であるかどうかをチェックするステップであって、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補は、導出される、ステップと、

前記現在ブロックのコンストラクテッドアフィンMVP候補が利用可能であるかどうかをチェックするステップであって、

前記コンストラクテッドアフィンMVP候補が利用可能である場合、前記コンストラクテッドアフィンMVP候補は、導出され、

前記コンストラクテッドアフィンMVP候補は、前記現在ブロックのCP0に対する候補動きベクトル、前記現在ブロックのCP1に対する候補動きベクトル、及び前記現在ブロックのCP2に対する候補動きベクトルを含む、ステップと、

導出されたアフィンMVP候補の個数が2個より少なく、CP0に対する前記動きベクトルが利用可能である場合、第1のアフィンMVP候補を導出するステップであって、前記第1のアフィンMVP候補は、前記CP0に対する前記動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補である、ステップと、

導出されたアフィンMVP候補の個数が2個より少なく、CP1に対する前記動きベクトルが利用可能である場合、第2のアフィンMVP候補を導出するステップであって、前記第2のアフィンMVP候補は、前記CP1に対する前記動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補である、ステップと、

導出されたアフィンMVP候補の個数が2個より少なく、CP2に対する前記動きベクトルが利用可能である場合、第3のアフィンMVP候補を導出するステップであって、前記第3のアフィンMVP候補は、前記CP2に対する前記動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補である、ステップと、

導出されたアフィンMVP候補の個数が2個より少ない場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的MVPを前記CPに対する候補動きベクトルとして含む第4のアフィンMVP候補を導出するステップと、

導出されたアフィンMVP候補の個数が2個より少ない場合、ゼロ動きベクトルを前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出するステップと、  
を含み、

前記CP0は、前記現在ブロックの左上端位置を表し、

10

20

30

40

50

前記 C P 1 は、前記現在ブロックの右上端位置を表し、  
前記 C P 2 は、前記現在ブロックの左下端位置を表す、方法。

【請求項 16】

画像のためのデータの送信方法であって、

現在ブロックの C P (Control Point) に対する C P M V D (Control Point Motion Vector Differences) に関する情報を含む動き予測情報のビットストリームを取得するステップと、

前記動き予測情報の前記ビットストリームを含む前記データを送信するステップと、を含み、

前記動き予測情報は、

前記現在ブロックに対するアフィン M V P (Motion Vector Predictor) 候補リストを構成するステップと、

前記アフィン M V P 候補リストに基づいて前記現在ブロックの前記 C P に対する C P M V P (Control Point Motion Vector Predictors) を導出するステップと、

前記現在ブロックの前記 C P に対する C P M V (Control Point Motion Vectors) を導出するステップと、

前記 C P M V P 及び前記 C P M V に基づいて前記現在ブロックの前記 C P に対する C P M V D (Control Point Motion Vector Differences) を導出するステップと、

前記 C P M V D に関する前記情報を含む前記動き予測情報をエンコードするステップと、によって生成され、

前記アフィン M V P 候補リストを構成するステップは、

前記現在ブロックの継承されたアフィン M V P 候補が利用可能であるかどうかをチェックするステップであって、前記継承されたアフィン M V P 候補が利用可能である場合、前記継承されたアフィン M V P 候補は、導出される、ステップと、

前記現在ブロックのコンストラクテッドアフィン M V P 候補が利用可能であるかどうかをチェックするステップであって、

前記コンストラクテッドアフィン M V P 候補が利用可能である場合、前記コンストラクテッドアフィン M V P 候補は、導出され、

前記コンストラクテッドアフィン M V P 候補は、前記現在ブロックの C P 0 に対する候補動きベクトル、前記現在ブロックの C P 1 に対する候補動きベクトル、及び前記現在ブロックの C P 2 に対する候補動きベクトルを含む、ステップと、

導出されたアフィン M V P 候補の個数が 2 個より少なく、C P 0 に対する前記動きベクトルが利用可能である場合、第 1 のアフィン M V P 候補を導出するステップであって、前記第 1 のアフィン M V P 候補は、前記 C P 0 に対する前記動きベクトルを前記 C P に対する候補動きベクトルとして含むアフィン M V P 候補である、ステップと、

導出されたアフィン M V P 候補の個数が 2 個より少なく、C P 1 に対する前記動きベクトルが利用可能である場合、第 2 のアフィン M V P 候補を導出するステップであって、前記第 2 のアフィン M V P 候補は、前記 C P 1 に対する前記動きベクトルを前記 C P に対する候補動きベクトルとして含むアフィン M V P 候補である、ステップと、

導出されたアフィン M V P 候補の個数が 2 個より少なく、C P 2 に対する前記動きベクトルが利用可能である場合、第 3 のアフィン M V P 候補を導出するステップであって、前記第 3 のアフィン M V P 候補は、前記 C P 2 に対する前記動きベクトルを前記 C P に対する候補動きベクトルとして含むアフィン M V P 候補である、ステップと、

導出されたアフィン M V P 候補の個数が 2 個より少ない場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的 M V P を前記 C P に対する候補動きベクトルとして含む第 4 のアフィン M V P 候補を導出するステップと、

導出されたアフィン M V P 候補の個数が 2 個より少ない場合、ゼロ動きベクトルを前記 C P に対する候補動きベクトルとして含む第 5 のアフィン M V P 候補を導出するステップと、を含み、

前記 C P 0 は、前記現在ブロックの左上端位置を表し、

10

20

30

40

50

前記 C P 1 は、前記現在ブロックの右上端位置を表し、  
前記 C P 2 は、前記現在ブロックの左下端位置を表す、方法。

【発明の詳細な説明】

【技術分野】

【0 0 0 1】

本文書は、画像符号化技術に関し、より詳細には、画像符号化システムにおいてアフィン動き予測 (affine motion prediction) に基づいた画像デコード方法及び装置に関する。

【背景技術】

【0 0 0 2】

近年、HD (High Definition) 画像及びUHD (Ultra High Definition) 画像のような高解像度、高品質の画像に対する需要が種々の分野で増加している。画像データが高解像度、高品質になるほど、既存の画像データに比べて相対的に送信される情報量またはビット量が増加するため、既存の有線 / 無線広帯域回線のような媒体を利用して画像データを送信したり、既存の格納媒体を利用して画像データを格納する場合、送信費用と格納費用が増加される。

【0 0 0 3】

これにより、高解像度、高品質画像の情報を効果的に送信したり、格納し、再生するために、高効率の画像圧縮技術が求められる。

【発明の概要】

【発明が解決しようとする課題】

【0 0 0 4】

本文書の技術的課題は、画像符号化効率を上げる方法及び装置を提供することにある。

【0 0 0 5】

本文書の他の技術的課題は、C P に対する候補動きベクトルが全て利用可能である場合にのみ周辺ブロックに基づいてコンストラクテッドアフィン M V P 候補を導出して前記現在ブロックのアフィン M V P 候補リストを構成し、構成されたアフィン M V P 候補リストに基づいて前記現在ブロックに対する予測を行う画像デコード方法及び装置を提供することにある。

【0 0 0 6】

本文書の他の技術的課題は、利用可能な継承されたアフィン M V P 候補及びコンストラクテッドアフィン M V P 候補の個数が、M V P 候補リストの候補個数が最大個数より小さい場合に追加されたアフィン M V P 候補として前記コンストラクテッドアフィン M V P 候補導出過程で導出された候補動きベクトルを使用してアフィン M V P 候補を導出し、構成されたアフィン M V P 候補リストに基づいて前記現在ブロックに対する予測を行う画像デコード方法及び装置を提供することにある。

【課題を解決するための手段】

【0 0 0 7】

本文書の一実施形態によれば、デコード装置によって行われる画像デコード方法が提供される。上記方法は、ビットストリームから現在ブロックに対する動き予測情報 (motion prediction information) を取得するステップ、前記現在ブロックに対するアフィン (affine) 動きベクトル予測子 (Motion Vector Predictor, MVP) 候補リストを構成するステップ、前記アフィン M V P 候補リストに基づいて前記現在ブロックの C P (Control Point) 対する C P M V P (Control Point Motion Vector Predictors) を導出するステップ、前記動き予測情報に基づいて前記現在ブロックの前記 C P 対する C P M V D (Control Point Motion Vector Differences) を導出するステップ、前記 C P M V P 及び前記 C P M V D に基づいて前記現在ブロックの前記 C P 対する C P M V (Control Point Motion Vectors) を導出するステップ、前記 C P M V に基づいて前記現在ブロック

10

20

30

40

50

に対する予測サンプルを導出するステップ、及び前記導出された予測サンプルに基づいて前記現在ブロックに対する復元ピクチャを生成するステップを含み、前記アフィンMVP候補リストを構成するステップは、前記現在ブロックの継承された(*inherited*)アフィンMVP候補が利用可能であるかチェックし、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補が導出されるステップ、前記現在ブロックのコンストラクテッド(*constructed*)アフィンMVP候補が利用可能であるかチェックし、前記コンストラクテッドアフィンMVP候補が利用可能である場合、前記コンストラクテッドアフィンMVP候補が導出され、前記コンストラクテッドアフィンMVP候補は、前記現在ブロックのCP0に対する候補動きベクトル、前記現在ブロックのCP1に対する候補動きベクトル、及び前記現在ブロックのCP2に対する候補動きベクトルを含むステップ、導出されたアフィンMVP候補の個数が2個より小さく、前記CP0に対する動きベクトルが利用可能である場合、第1のアフィンMVP候補を導出し、前記第1のアフィンMVP候補は、前記CP0に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補であるステップ、導出されたアフィンMVP候補の個数が2個より小さく、前記CP1に対する動きベクトルが利用可能である場合、第2のアフィンMVP候補を導出し、前記第2のアフィンMVP候補は、前記CP1に対する動きベクトルを前記CPに対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補であるステップ、導出されたアフィンMVP候補の個数が2個より小さい場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的MVPを前記CPに対する候補動きベクトルとして含む第4のアフィンMVP候補を導出するステップ、及び導出されたアフィンMVP候補の個数が2個より小さい場合、ゼロ動きベクトル(*zero motion vector*)を前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出するステップを含むことを特徴とする。

#### 【0008】

本文書の他の一実施形態によれば、画像デコードを行うデコード装置が提供される。前記デコード装置は、ピットストリームから現在ブロックに対する動き予測情報(*motion prediction information*)を取得するエントロピーデコード部、前記現在ブロックに対するアフィン(*affine*)動きベクトル予測子(*Motion Vector Predictor*、MVP)候補リストを構成し、前記アフィンMVP候補リストに基づいて前記現在ブロックのCP(*Control Point*)に対するCPMVP(*Control Point Motion Vector Predictors*)を導出し、前記動き予測情報に基づいて前記現在ブロックの前記CPに対するCPMVD(*Control Point Motion Vector Differences*)を導出し、前記CPMVP及び前記CPMVDに基づいて前記現在ブロックの前記CPに対するCPMV(*Control Point Motion Vectors*)を導出し、前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出する予測部、及び前記導出された予測サンプルに基づいて前記現在ブロックに対する復元ピクチャを生成する加算部を備え、前記アフィンMVP候補リストは、前記現在ブロックの継承された(*inherited*)アフィンMVP候補が利用可能であるかチェックし、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補が導出されるステップ、前記現在ブロックのコンストラクテッド(*constructed*)アフィンMVP候補が利用可能であるかチェックし、前記コンストラクテッドアフィンMVP候補が利用可能である場合、前記コンストラクテッドアフィンMVP候補は、前記現在ブロックのCP0に対する候補動きベクトル、前記現在ブロックのCP1に対する候補動きベクトル、及び前記現在ブロックのCP2に対する候補動きベクトルを含むステップ、導出されたアフィン

10

20

30

40

50

MVP 候補の個数が 2 個より小さく、前記 CP0 に対する動きベクトルが利用可能である場合、第 1 のアフィン MVP 候補を導出し、前記第 1 のアフィン MVP 候補は、前記 CP0 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さく、前記 CP1 に対する動きベクトルが利用可能である場合、第 2 のアフィン MVP 候補を導出し、前記第 2 のアフィン MVP 候補は、前記 CP1 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さく、前記 CP2 に対する動きベクトルが利用可能である場合、第 3 のアフィン MVP 候補を導出し、前記第 3 のアフィン MVP 候補は、前記 CP2 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さい場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的 MVP を前記 CP に対する候補動きベクトルとして含む第 4 のアフィン MVP 候補を導出するステップ、及び導出されたアフィン MVP 候補の個数が 2 個より小さい場合、ゼロ動きベクトル (zero motion vector) を前記 CP に対する候補動きベクトルとして含む第 5 のアフィン MVP 候補を導出するステップに基づいて構成されることを特徴とする。

#### 【0009】

本文書のさらに他の一実施形態によれば、エンコード装置によって行われるビデオエンコード方法を提供する。上記方法は、現在ブロックに対するアフィン (affine) 動きベクトル予測子 (Motion Vector Predictor, MVP) 候補リストを構成するステップ、前記アフィン MVP 候補リストに基づいて前記現在ブロックの CP (Control Point) に対する CPMVP (Control Point Motion Vector Predictors) を導出するステップ、前記現在ブロックの前記 CP に対する CPMV を導出するステップ、前記 CPMVP 及び前記 CPMV に基づいて前記現在ブロックの前記 CP に対する CPMVD (Control Point Motion Vector Differences) を導出するステップ、及び前記 CPMVD に関する情報を含む動き予測情報 (motion prediction information) をエンコードするステップを含み、前記アフィン MVP 候補リストを構成するステップは、前記現在ブロックの継承された (inherited) アフィン MVP 候補が利用可能であるかチェックし、前記継承されたアフィン MVP 候補が利用可能である場合、前記継承されたアフィン MVP 候補が導出されるステップ、前記現在ブロックのコンストラクテッド (constructed) アフィン MVP 候補が利用可能であるかチェックし、前記コンストラクテッドアフィン MVP 候補が導出され、前記コンストラクテッドアフィン MVP 候補は、前記現在ブロックの CP0 に対する候補動きベクトル、前記現在ブロックの CP1 に対する候補動きベクトル、及び前記現在ブロックの CP2 に対する候補動きベクトルを含むステップ、導出されたアフィン MVP 候補の個数が 2 個より小さく、前記 CP0 に対する動きベクトルが利用可能である場合、第 1 のアフィン MVP 候補を導出し、前記第 1 のアフィン MVP 候補は、前記 CP0 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さく、前記 CP1 に対する動きベクトルが利用可能である場合、第 2 のアフィン MVP 候補を導出し、前記第 2 のアフィン MVP 候補は、前記 CP1 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さく、前記 CP2 に対する動きベクトルが利用可能である場合、第 3 のアフィン MVP 候補を導出し、前記第 3 のアフィン MVP 候補は、前記 CP2 に対する動きベクトルを前記 CP に対する候補動きベクトルとして含むアフィン MVP 候補であるステップ、導出されたアフィン MVP 候補の個数が 2 個より小さい場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的 MVP を前記 CP に対する候補動きベクトルとして含む第 4 のアフィン MVP 候補を導出するステップ、及び導出されたアフィン MVP 候補の個数が 2 個より小さい場合、

10

20

30

40

50

場合、ゼロ動きベクトル( zero motion vector )を前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出するステップを含むことを特徴とする。

#### 【0010】

本文書のさらに他の一実施形態によれば、ビデオエンコード装置を提供する。前記エンコード装置は、現在ブロックに対するアフィン( affine )動きベクトル予測子( Motion Vector Predictor、MVP )候補リストを構成し、前記アフィンMVP候補リストに基づいて前記現在ブロックのCP( Control Point )に対するCPMVP( Control Point Motion Vector Predictors )を導出し、前記現在ブロックの前記CPに対するCPMVを導出する予測部、前記CPMVP及び前記CPMVに基づいて前記現在ブロックの前記CPに対するCPMVD( Control Point Motion Vector Differences )を導出する減算部、及び前記CPMVDに関する情報を含む動き予測情報( motion prediction information )をエンコードするエントロピーエンコード部を備え、前記アフィンMVP候補リストは、前記現在ブロックの継承された( inherited )アフィンMVP候補が利用可能であるかチェックし、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補が導出されるステップ、前記現在ブロックのコンストラクテッド( constructed )アフィンMVP候補が利用可能であるかチェックし、前記コンストラクテッドアフィンMVP候補が利用可能である場合、前記コンストラクテッドアフィンMVP候補が導出され、前記コンストラクテッドアフィンMVP候補は、前記現在ブロックのCP0に対する候補動きベクトル、前記現在ブロックのCP1に対する候補動きベクトル、及び前記現在ブロックのCP2に対する候補動きベクトルを含むステップ、導出されたアフィンMVP候補の個数が2個より小さく、前記CP0に対する動きベクトルが利用可能である場合、第1のアフィンMVP候補を導出し、前記第1のアフィンMVP候補は、前記CP0に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補であるステップ、導出されたアフィンMVP候補の個数が2個より小さく、前記CP1に対する動きベクトルが利用可能である場合、第2のアフィンMVP候補を導出し、前記第2のアフィンMVP候補は、前記CP1に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補であるステップ、導出されたアフィンMVP候補の個数が2個より小さく、前記CP2に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補であるステップ、導出されたアフィンMVP候補の個数が2個より小さい場合、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的MVPを前記CPに対する候補動きベクトルとして含む第4のアフィンMVP候補を導出するステップ、及び導出されたアフィンMVP候補の個数が2個より小さい場合、ゼロ動きベクトル( zero motion vector )を前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出するステップに基づいて構成されることを特徴とする。

#### 【発明の効果】

#### 【0011】

本文書によれば、全般的な画像／ビデオ圧縮効率を上げることができる。

#### 【0012】

本文書によれば、アフィン動き予測に基づいた画像符号化の効率を上げることができる。

#### 【0013】

本文書によれば、アフィンMVP候補リストを導出するにあたって、コンストラクテッドアフィンMVP候補のCPに対する候補動きベクトルが全て利用可能である場合にのみ前記コンストラクテッドアフィンMVP候補を追加でき、これを介してコンストラクテッドアフィンMVP候補を導出する過程及びアフィンMVP候補リストを構成する過程の複雑度を減らし、符号化効率を向上させることができる。

10

20

30

40

50

**【0014】**

本文書によれば、アフィンMVP候補リストを導出するにあたって、コンストラクテッドアフィンMVP候補を導出する過程で導出されたCPに対する候補動きベクトルに基づいて追加的なアフィンMVP候補を導出でき、これを介してアフィンMVP候補リストを構成する過程の複雑度を減らし、符号化効率を向上させることができる。

**【0015】**

本文書によれば、継承されたアフィンMVP候補を導出する過程で上側周辺ブロックが現在CTUに含まれた場合にのみ上側周辺ブロックを使用して前記継承されたアフィンMVP候補を導出でき、これを介してアフィン予測のためのラインバッファの格納量を減らすことができ、ハードウェア費用を最小化することができる。

10

**【図面の簡単な説明】****【0016】**

【図1】本文書の実施形態が適用され得るビデオ／画像符号化システムの例の概略を示す。

【図2】本文書の実施形態が適用され得るビデオ／画像エンコード装置の構成の概略を説明する図である。

【図3】本文書の実施形態が適用され得るビデオ／画像デコード装置の構成の概略を説明する図である。

【図4】前記アフィン動きモデルを介して表現される動きを例示的に示す。

【図5】3個のコントロールポイントに対する動きベクトルが使用される前記アフィン動きモデルを例示的に示す。

20

【図6】2個のコントロールポイントに対する動きベクトルが使用される前記アフィン動きモデルを例示的に示す。

【図7】前記アフィン動きモデルに基づいてサブブロック単位で動きベクトルを導く方法を例示的に示す。

【図8】本文書の一実施形態に係るアフィン動き予測方法の順序図を例示的に示す。

【図9】本文書の一実施形態に係るコントロールポイントでの動きベクトル予測子を導出する方法を説明するための図である。

【図10】本文書の一実施形態に係るコントロールポイントでの動きベクトル予測子を導出する方法を説明するための図である。

【図11】周辺ブロックAがアフィンマージ候補として選択された場合に行われるアフィン予測の一例を示す。

30

【図12】前記継承されたアフィン候補を導出するための周辺ブロックを例示的に示す。

【図13】前記コンストラクテッドアフィン候補に対する空間的候補を例示的に示す。

【図14】アフィンMVPリストを構成する一例を例示的に示す。

【図15】前記コンストラクテッド候補を導出する一例を示す。

【図16】前記コンストラクテッド候補を導出する一例を示す。

【図17】継承されたアフィン候補を導出するためにスキャニングされる周辺ブロック位置を例示的に示す。

【図18】前記現在ブロックに4アフィン動きモデルが適用される場合に、前記コンストラクテッド候補を導出する一例を示す。

40

【図19】前記現在ブロックに6アフィン動きモデルが適用される場合に、前記コンストラクテッド候補を導出する一例を示す。

【図20a】前記継承されたアフィン候補を導出する実施形態を例示的に示す。

【図20b】前記継承されたアフィン候補を導出する実施形態を例示的に示す。

【図21】本文書に係るエンコード装置による画像エンコード方法の概略を示す。

【図22】本文書に係る画像エンコード方法を行うエンコード装置の概略を示す。

【図23】本文書に係るデコード装置による画像デコード方法の概略を示す。

【図24】本文書に係る画像デコード方法を行うデコード装置の概略を示す。

【図25】本文書の実施形態が適用されるコンテンツストリーミングシステム構造図を例示的に示す。

50

**【発明を実施するための形態】****【0017】**

本文書は、様々な変更を加えることができ、種々の実施形態を有することができるところ、特定の実施形態を図面に例示し、詳細に説明しようとする。しかしながら、これは、本文書を特定の実施形態に限定しようとするものではない。本明細書において常用する用語は、単に特定の実施形態を説明するために使用されたものであって、本文書の技術的思想を限定しようとする意図で使用されるものではない。単数の表現は、文脈上明白に異なるように意味しない限り、複数の表現を含む。本明細書において「含む」または「有する」などの用語は、明細書上に記載された特徴、数字、ステップ、動作、構成要素、部品、またはこれらを組み合わせたものが存在することを指定しようとするものであり、1つまたはそれ以上の他の特徴や数字、ステップ、動作、構成要素、部品、またはこれらを組み合わせたものなどの存在または付加可能性を予め排除しないと理解されるべきである。

10

**【0018】**

一方、本文書において説明される図面上の各構成は、互いに異なる特徴的な機能等に関する説明の都合上、独立的に図示されたものであって、各構成が互いに別個のハードウェアや別個のソフトウェアで実装されるということを意味するものではない。例えば、各構成のうち、2つ以上の構成が合わせられて1つの構成をなすことができ、1つの構成が複数の構成に分けられることもできる。各構成が統合及び／又は分離された実施形態も本文書の本質から逸脱しない限り、本文書の権利範囲に含まれる。

20

**【0019】**

以下、添付した図面を参照して、本文書の望ましい実施形態をより詳細に説明する。以下、図面上の同じ構成要素に対しては、同じ参照符号を使用し、同じ構成要素に対して重複した説明は省略されることができる。

**【0020】**

図1は、本文書の実施形態が適用され得るビデオ／画像符号化システムの例の概略を示す。

**【0021】**

図1に示すように、ビデオ／画像符号化システムは、第1の装置（ソースデバイス）及び第2の装置（受信デバイス）を含むことができる。ソースデバイスは、エンコードされたビデオ（video）／画像（image）情報またはデータをファイルまたはストリーミング形態でデジタル格納媒体またはネットワークを介して受信デバイスに伝達することができる。

30

**【0022】**

前記ソースデバイスは、ビデオソース、エンコード装置、送信部を備えることができる。前記受信デバイスは、受信部、デコード装置、及びレンダラーを備えることができる。前記エンコード装置は、ビデオ／画像エンコード装置と呼ばれることができ、前記デコード装置は、ビデオ／画像デコード装置と呼ばれることができる。送信機は、エンコード装置に含まれることができる。受信機は、デコード装置に含まれることができる。レンダラーは、ディスプレイ部を備えることができ、ディスプレイ部は、別個のデバイスまたは外部コンポーネントで構成されることもできる。

**【0023】**

ビデオソースは、ビデオ／画像のキャプチャ、合成、または生成過程などを介してビデオ／画像を取得できる。ビデオソースは、ビデオ／画像キャプチャデバイス及び／又はビデオ／画像生成デバイスを含むことができる。ビデオ／画像キャプチャデバイスは、例えば、1つ以上のカメラ、以前にキャプチャされたビデオ／画像を含むビデオ／画像アーカイブなどを備えることができる。ビデオ／画像生成デバイスは、例えば、コンピュータ、タブレット、及びスマートフォンなどを備えることができ、（電子的に）ビデオ／画像を生成できる。例えば、コンピュータなどを介して仮想のビデオ／画像が生成され得るし、この場合、関連データが生成される過程にてビデオ／画像キャプチャ過程が代替され得る。

40

**【0024】**

エンコード装置は、入力ビデオ／画像をエンコードできる。エンコード装置は、圧縮及び

50

符号化効率のために、予測、変換、量子化など、一連の手順を行うことができる。エンコードされたデータ（エンコードされたビデオ／画像情報）は、ビットストリーム（bit stream）形態で出力されることがある。

#### 【0025】

送信部は、ビットストリーム形態で出力されたエンコードされたビデオ／画像情報またはデータをファイルまたはストリーミング形態でデジタル格納媒体またはネットワークを介して受信デバイスの受信部に伝達することができる。デジタル格納媒体は、USB、SD、CD、DVD、ブルーレイ、HDD、SSDなど、様々な格納媒体を含むことができる。送信部は、予め決められたファイルフォーマットを介してメディアファイルを生成するためのエレメントを含むことができ、放送／通信ネットワークを介しての送信のためのエレメントを含むことができる。受信部は、前記ビットストリームを受信／抽出してデコード装置に伝達することができる。10

#### 【0026】

デコード装置は、エンコード装置の動作に対応する逆量子化、逆変換、予測など、一連の手順を行ってビデオ／画像をデコードすることができる。

#### 【0027】

レンダラーは、デコードされたビデオ／画像をレンダリングすることができる。レンダリングされたビデオ／画像は、ディスプレイ部を介してディスプレイされることできる。

#### 【0028】

この文書は、ビデオ／画像符号化に関するものである。例えば、この文書において開示された方法／実施形態は、VVC (versatile video coding) 標準、EVC (essential video coding) 標準、AV1 (AOMedia Video 1) 標準、AVS2 (2nd generation of audio video coding standard)、または次世代ビデオ／画像符号化標準 (ex. H.267 or H.268等) に開示される方法に適用されることができる。20

#### 【0029】

この文書では、ビデオ／画像符号化に関する様々な実施形態を提示し、他の言及がない限り、前記実施形態は、互いに組み合わされて行われることもできる。

#### 【0030】

この文書においてビデオ (video) は、時間の流れにしたがう一連の画像 (image) 等の集合を意味できる。ピクチャ (picture) は、一般的に特定時間帯の1つの画像を示す単位を意味し、スライス (slice) / タイル (tile) は、符号化においてピクチャの一部を構成する単位である。スライス / タイルは、1つ以上のCTU (coding tree unit) を含むことができる。1つのピクチャは、1つ以上のスライス / タイルで構成されることがある。1つのピクチャは、1つ以上のタイルグループで構成されることがある。1つのタイルグループは、1つ以上のタイルを含むことができる。ブリックは、ピクチャ内のタイル以内のCTU行の四角領域を表すことができる (a brick may represent a rectangular region of CTU rows within a tile in a picture)。タイルは、複数のブリックにパーティショニングされることができ、各ブリックは、前記タイル内の1つ以上のCTU行で構成されることがある (A tile may be partitioned into multiple bricks, each of which consisting of one or more CTU rows within the tile)。複数のブリックにパーティショニングされなかったタイルもブリックと呼ばれることがある (A tile that is not partitioned into multiple bricks may be also referred to as a brick)。ブリックスキャンは、ピクチャをパーティショニングするCTUの特定の一連のオーダーリングを表すことができ、前記CTUは、ブリック内でCTUラスタースキャンで整列されることができ、タイル内のブリックは、前記タイルの前記ブリックのラスタースキャンで連続的に整列されることができ、そし304050

て、ピクチャ内のタイルは、前記ピクチャの前記タイルのラスタースキャンで連続的に整列されることができる (A brick scan is a specific sequential ordering of CTUs partitioning a picture in which the CTUs are ordered consecutively in CTU raster scan in a brick, bricks within a tile are ordered consecutively in a raster scan of the bricks of the tile, and tiles in a picture are ordered consecutively in a raster scan of the tiles of the picture)。タイルは、特定タイル列及び特定タイル列の内部のCTUの四角領域である (A tile is a rectangular region of CTUs within a particular tile column and a particular tile row in a picture)。前記タイル列は、CTUの四角領域であり、前記四角領域は、前記ピクチャの高さと同じ高さを有し、幅は、ピクチャパラメータセット内のシンタックス要素等によって明示されることができる (The tile column is a rectangular region of CTUs having a height equal to the height of the picture and a width specified by syntax elements in the picture parameter set)。前記タイル行は、CTUの四角領域であり、前記四角領域は、ピクチャパラメータセット内のシンタックス要素等によって明示される幅を有し、高さは、前記ピクチャの高さと同一でありうる (The tile row is a rectangular region of CTUs having a height specified by syntax elements in the picture parameter set and a width equal to the width of the picture)。タイルスキャンは、ピクチャをパーティショニングするCTUの特定の一連のオーダーリングを表すことができ、前記CTUは、タイル内のCTUラスタースキャンで連続的に整列されることができ、ピクチャ内のタイルは、前記ピクチャの前記タイルのラスタースキャンで連続的に整列されることができる (A tile scan is a specific sequential ordering of CTUs partitioning a picture in which the CTUs are ordered consecutively in CTU raster scan in a tile whereas tiles in a picture are ordered consecutively in a raster scan of the tiles of the picture)。スライスは、ピクチャの整数個のブリックを含むことができ、前記整数個のブリックは、1つのNALユニットに含まれることができ (A slice includes an integer number of bricks of a picture that may be exclusively contained in a single NAL unit)。スライスは、複数の完全なタイルで構成されることができ、または、1つのタイルの完全なブリックの連続的なシーケンスであることもできる (A slice may consists of either a number of complete tiles or only a consecutive sequence of complete bricks of one tile)。この文書においてタイルグループとスライスとは混用されることができる。例えば、本文書においてtile group / tile group headerは、slice / slice headerと呼ばれることができる。

### 【0031】

ピクセル (pixel) またはペル (pel) は、1つのピクチャ (または、画像) を構成する最小の単位を意味できる。また、ピクセルに対応する用語として「サンプル (sample)」が使用され得る。サンプルは、一般的にピクセルまたはピクセルの値を表す

10

20

30

40

50

ことができ、ルマ( l u m a )成分のピクセル / ピクセル値だけを表すことができ、クロマ( c h r o m a )成分のピクセル / ピクセル値だけを表すこともできる。

#### 【 0 0 3 2 】

ユニット( u n i t )は、画像処理の基本単位を表すことができる。ユニットは、ピクチャの特定領域及び当該領域に関連した情報のうち、少なくとも1つを含むことができる。1つのユニットは、1つのルマブロック及び2つのクロマ( e x . c b 、 c r )ブロックを含むことができる。ユニットは、場合によって、ブロック( b l o c k )または領域( a r e a )などの用語と混在して使用されることができる。一般的な場合、M × Nブロックは、M個の列とN個の行からなるサンプル( または、サンプルアレイ )、または変換係数( t r a n s f o r m c o e f f i c i e n t )等の集合( または、アレイ )を含むことができる。

10

#### 【 0 0 3 3 】

この文書において「 / 」と「、」とは、「及び / 又は」と解釈される。例えば、「A / B」は、「A及び / 又はB」と解釈され、「A、B」は、「A及び / 又はB」と解釈される。追加的に、「A / B / C」は、「A、B及び / 又はCのうち、少なくとも1つ」を意味する。また、「A、B、C」も「A、B及び / 又はCのうち、少なくとも1つ」を意味する。( In this document, the term “ / ” and “ , ” should be interpreted to indicate “ and/or . ” For instance, the expression “ A / B ” may mean “ A and/or B . ” Further, “ A, B ” may mean “ A and/or B . ” Further, “ A / B / C ” may mean “ at least one of A , B , and/or C . ” Also, “ A / B / C ” may mean “ at least one of A , B , and/or C . ” )

20

#### 【 0 0 3 4 】

追加的に、本文書において「または」は、「及び / 又は」と解釈される。例えば、「AまたはB」は、1)「A」だけを意味する、2)「B」だけを意味する、3)「A及びB」を意味できる。言い換えれば、本文書の「または」は、「追加的にまたは代替的に( a d d i t i o n a l l y o r a l t e r n a t i v e l y )」を意味できる。( F u r t h e r , i n the document , the term “ or ” should be interpreted to indicate “ and/or . ” For instance , the expression “ A or B ” may comprise 1) only A , 2) only B , and/or 3) both A and B . I n other words , the term “ or ” in this document should be interpreted to indicate “ additionally or alternatively . ” )

30

#### 【 0 0 3 5 】

図2は、本文書の実施形態が適用され得るビデオ / 画像エンコード装置の構成の概略を説明する図である。以下、ビデオエンコード装置とは、画像エンコード装置を含むことができる。

#### 【 0 0 3 6 】

図2に示すように、エンコード装置200は、画像分割部( i m a g e p a r t i t i o n e r 、 210 )、予測部( p r e d i c t o r 、 220 )、レシデュアル処理部( r e s i d u a l p r o c e s s o r 、 230 )、エントロピーエンコード部( e n t r o p y e n c o d e r 、 240 )、加算部( a d d e r 、 250 )、フィルタリング部( f i l t e r 、 260 )、及びメモリ( m e m o r y 、 270 )を備えて構成されることができる。予測部220は、インター予測部221及びイントラ予測部222を備えることができる。レシデュアル処理部230は、変換部( t r a n s f o r m e r 、 232 )、量子化部( q u a n t i z e r 、 233 )、逆量子化部( d e q u a n t i z e r 、 234 )、逆変換部( i n v e r s e t r a n s f o r m e r 、 235 )を備えることができる。レシデュアル処理部230は、減算部( s u b t r a c t o r 、 231 )をさ

40

50

らに備えることができる。加算部 250 は、復元部 (reconstructor) または復元ブロック生成部 (reconstructged block generator) と呼ばれることがある。上述した画像分割部 210、予測部 220、レシデュアル処理部 230、エントロピーエンコード部 240、加算部 250、及びフィルタリング部 260 は、実施形態によって 1 つ以上のハードウェアコンポーネント（例えば、エンコーダチップセットまたはプロセッサ）によって構成されることがある。また、メモリ 270 は、D P B (decoded picture buffer) を含むことができ、デジタル格納媒体によって構成されることもできる。前記ハードウェアコンポーネントは、メモリ 270 を内部 / 外部コンポーネントとしてさらに備えることもできる。

#### 【0037】

画像分割部 210 は、エンコード装置 200 に入力された入力画像（または、ピクチャ、フレーム）を 1 つ以上の処理ユニット (processing unit) に分割することができる。一例として、前記処理ユニットは、符号化ユニット (coding unit, CU) と呼ばれることがある。この場合、符号化ユニットは、符号化ツリーユニット (coding tree unit, CTU) または最大符号化ユニット (largest coding unit, LCU) から Q T B T T T (Quad-tree binary-tree ternary-tree) 構造によって再帰的に (recursively) 分割されることがある。例えば、1 つの符号化ユニットは、クアッドツリー構造、バイナリツリー構造、及び / 又はターナリ構造に基づいて深い (deeper) デプスの複数の符号化ユニットに分割されることがある。この場合、例えば、クアッドツリー構造が先に適用され、バイナリツリー構造及び / 又はターナリ構造が後ほど適用されることがある。または、バイナリツリー構造が先に適用されることもできる。それ以上分割されない最終符号化ユニットに基づいて本文書に係る符号化手順が行われ得る。この場合、画像特性に応じる符号化効率などに基づいて、最大符号化ユニットが直ちに最終符号化ユニットとして使用されることが可能、または、必要に応じて符号化ユニットは、再帰的に (recursively)、より深いデプスの符号化ユニットに分割されて、最適なサイズの符号化ユニットが最終符号化ユニットとして使用されることがある。ここで、符号化手順とは、後述する予測、変換、及び復元などの手順を含むことができる。他の例として、前記処理ユニットは、予測ユニット (PU: Prediction Unit) または変換ユニット (TU: Transform Unit) をさらに備えることができる。この場合、前記予測ユニット及び前記変換ユニットは、各々上述した最終符号化ユニットから分割またはパーティショニングされることがある。前記予測ユニットは、サンプル予測の単位でありうるし、前記変換ユニットは、変換係数を導く単位及び / 又は変換係数からレシデュアル信号 (residual signal) を導く単位でありうる。

#### 【0038】

ユニットは、場合によって、ブロック (block) または領域 (area) などの用語と混在して使用されることがある。一般的な場合、 $M \times N$  ブロックは、M 個の列と N 個の行からなるサンプルまたは変換係数 (transform coefficient) の集合を表すことができる。サンプルは、一般的にピクセルまたはピクセルの値を表すことができ、輝度 (luma) 成分のピクセル / ピクセル値だけを表すことができ、彩度 (chroma) 成分のピクセル / ピクセル値だけを表すこともできる。サンプルは、1 つのピクチャ（または、画像）をピクセル (pixel) またはペル (pel) に対応する用語として使用することができる。

#### 【0039】

エンコード装置 200 は、入力画像信号（原本ブロック、原本サンプルアレイ）から、インター予測部 221 またはイントラ予測部 222 から出力された予測信号（予測されたブロック、予測サンプルアレイ）を減算してレシデュアル信号 (residual signal、残余ブロック、残余サンプルアレイ) を生成でき、生成されたレシデュアル信号は、変換部 232 に送信される。この場合、図示されたように、エンコーダ 200 内にお

10

20

30

40

50

いて入力画像信号（原本ブロック、原本サンプルアレイ）から予測信号（予測ブロック、予測サンプルアレイ）を減算するユニットは、減算部 231 と呼ばれることができる。予測部は、処理対象ブロック（以下、現在ブロックという）に対する予測を行い、前記現在ブロックに対する予測サンプルを含む予測されたブロック（predicted block）を生成できる。予測部は、現在ブロックまたは CU 単位でイントラ予測が適用されるか、またはインター予測が適用されるか決定することができる。予測部は、各予測モードについての説明で後述するように、予測モード情報など、予測に関する様々な情報を生成してエントロピーエンコード部 240 に伝達することができる。予測に関する情報は、エントロピーエンコード部 240 でエンコードされてビットストリーム形態で出力されることができる。

10

#### 【0040】

イントラ予測部 222 は、現在ピクチャ内のサンプルを参照して現在ブロックを予測できる。前記参照されるサンプルは、予測モードによって前記現在ブロックの周辺（neighbor）に位置することができ、または、離れて位置することもできる。イントラ予測において予測モードは、複数の非方向性モードと複数の方向性モードとを含むことができる。非方向性モードは、例えば、DC モード及びプランーモード（Planar Mode）を含むことができる。方向性モードは、予測方向の細かい程度によって、例えば、33 個の方向性予測モードまたは 65 個の方向性予測モードを含むことができる。ただし、これは、例示であって、設定によってそれ以上またはそれ以下の個数の方向性予測モードが使用され得る。イントラ予測部 222 は、周辺ブロックに適用された予測モードを用いて、現在ブロックに適用される予測モードを決定することもできる。

20

#### 【0041】

インター予測部 221 は、参照ピクチャ上で動きベクトルにより特定される参照ブロック（参照サンプルアレイ）に基づいて、現在ブロックに対する予測されたブロックを導くことができる。このとき、インター予測モードで送信される動き情報の量を減らすために、周辺ブロックと現在ブロックとの間の動き情報の相関性に基づいて動き情報をブロック、サブブロック、またはサンプル単位で予測することができる。前記動き情報は、動きベクトル及び参照ピクチャインデックスを含むことができる。前記動き情報は、インター予測方向（L0 予測、L1 予測、Bi 予測等）の情報をさらに含むことができる。インター予測の場合に、周辺ブロックは、現在ピクチャ内に存在する空間的周辺ブロック（spatial neighboring block）と参照ピクチャに存在する時間的周辺ブロック（temporal neighboring block）とを含むことができる。前記参照ブロックを含む参照ピクチャと前記時間的周辺ブロックを含む参照ピクチャとは同一でありうるし、異なることもできる。前記時間的周辺ブロックは、同一位置参照ブロック（collocated reference block）、同一位置 CU（col CU）などの名前で呼ばれることができ、前記時間的周辺ブロックを含む参照ピクチャは、同一位置ピクチャ（collocated picture、colPic）と呼ばれることもできる。例えば、インター予測部 221 は、周辺ブロックに基づいて動き情報候補リストを構成し、前記現在ブロックの動きベクトル及び / 又は参照ピクチャインデックスを導出するためにいかなる候補が使用されるかを指示する情報を生成できる。様々な予測モードに基づいてインター予測が行われることができ、例えば、スキップモードとマージモードの場合に、インター予測部 221 は、周辺ブロックの動き情報を現在ブロックの動き情報として利用することができる。スキップモードの場合、マージモードとは異なり、レシデュアル信号が送信されないことがある。動き情報予測（motion vector or prediction、MVP）モードの場合、周辺ブロックの動きベクトルを動きベクトル予測子（Motion Vector Predictor）として利用し、動きベクトル差分（motion vector difference）をシグナリングすることにより現在ブロックの動きベクトルを指示できる。

30

#### 【0042】

予測部 220 は、後述する様々な予測方法に基づいて予測信号を生成できる。例えば、予

40

50

測部は、1つのブロックに対する予測のために、イントラ予測またはインター予測を適用できるだけでなく、イントラ予測とインター予測とを同時に適用することができる。これは、combined inter and intra prediction (CII P) と呼ばれることがある。また、予測部は、ブロックに対する予測のために、イントラブロックコピー (intra block copy、IBC) 予測モードに基づくことができ、または、パレットモード (palette mode) に基づくこともできる。前記 IBC 予測モードまたはパレットモードは、例えば、SCC (screen content coding) などのように、ゲームなどのコンテンツ画像 / 動画符号化のために使用されることができる。IBC は、基本的に現在ピクチャ内で予測を行うが、現在ピクチャ内で参照ブロックを導出する点においてインター予測と同様に行われることができる。すなわち、IBC は、本文書において説明されるインター予測技法のうち、少なくとも1つを利用できる。パレットモードは、イントラ符号化またはイントラ予測の一例と見ることができる。パレットモードが適用される場合、パレットテーブル及びパレットインデックスに関する情報に基づいてピクチャ内のサンプル値をシグナリングできる。

#### 【0043】

前期予測部（インター予測部 221 および / または前期イントラ予測部 222 を含む）を開始して生成された予測信号は、復元信号を生成するために用いられるか、レシデュアル信号を生成するために用いられることができる。変換部 232 は、レシデュアル信号に変換技法を適用して変換係数 (transform coefficients) を生成できる。例えば、変換技法は、DCT (Discrete Cosine Transform)、DST (Discrete Sine Transform)、KLT (Karhunen - Loeve Transform)、GBT (Graph - Based Transform)、または CNT (Conditionally Non - linear Transform) のうち、少なくとも1つを含むことができる。ここで、GBT は、ピクセル間の関係情報をグラフで表現するとするとき、このグラフから得られた変換を意味する。CNT は、以前に復元された全てのピクセル (all previously reconstructed pixel) を用いて予測信号を生成し、それに基づいて取得される変換を意味する。また、変換過程は、正方形の同じ大きさを有するピクセルブロックに適用されることが可能、正方形でない、可変サイズのブロックにも適用されることもできる。

#### 【0044】

量子化部 233 は、変換係数を量子化してエントロピーエンコード部 240 に送信され、エントロピーエンコード部 240 は、量子化された信号（量子化された変換係数に関する情報）をエンコードしてビットストリームとして出力することができる。前記量子化された変換係数に関する情報は、レシデュアル情報と呼ばれることがある。量子化部 233 は、係数スキャン順序 (scan order) に基づいてブロック形態の量子化された変換係数を1次元ベクトル形態で再整列することができ、前記1次元ベクトル形態の量子化された変換係数に基づいて前記量子化された変換係数に関する情報を生成することもできる。エントロピーエンコード部 240 は、例えば、指数ゴロム (exponential Golomb)、CAVLC (context - adaptive variable length coding)、CABAC (context - adaptive binary arithmetic coding) などの様々なエンコード方法を行うことができる。エントロピーエンコード部 240 は、量子化された変換係数の他に、ビデオ / イメージ復元に必要な情報（例えば、シンタックス要素 (syntax elements) の値等）と共に、または別にエンコードすることもできる。エンコードされた情報 (ex. エンコードされたビデオ / 画像情報) は、ビットストリーム形態で NAL (network abstraction layer) ユニット単位で送信または格納されることができる。前記ビデオ / 画像情報は、アダプテーションパラメータセット (APS)、ピクチャパラメータセット (PPS)、シーケンスパラメータセット (SPS)、またはビデオパラメータセット (VPS) など、様々なパラメータセットに関する情報をさ

らに含むことができる。また、前記ビデオ／画像情報は、一般制限情報 (general constraint information) をさらに含むことができる。本文書においてエンコード装置からデコード装置に伝達／シグナリングされる情報及び／又はシンタックス要素は、ビデオ／画像情報に含まれることができる。前記ビデオ／画像情報は、上述したエンコード手順を介してエンコードされて前記ビットストリームに含まれることができる。前記ビットストリームは、ネットワークを介して送信されることができ、またはデジタル格納媒体に格納されることができる。ここで、ネットワークは、放送網及び／又は通信網などを含むことができ、デジタル格納媒体は、U S B、S D、C D、D V D、ブルーレイ、H D D、S S Dなど、様々な格納媒体を含むことができる。エントロピーエンコード部 240 から出力された信号は、送信する送信部（図示せず）及び／又は格納する格納部（図示せず）がエンコード装置 200 の内部／外部エレメントとして構成されることができ、または送信部は、エントロピーエンコード部 240 に含まれることもできる。

#### 【0045】

量子化部 233 から出力された量子化された変換係数は、予測信号を生成するために用いられることができる。例えば、量子化された変換係数に逆量子化部 234 及び逆変換部 235 を介して逆量子化及び逆変換を適用することによりレシデュアル信号（レシデュアルブロックまたはレシデュアルサンプル）を復元できる。加算部 155 は、復元されたレシデュアル信号をインター予測部 221 またはイントラ予測部 222 から出力された予測信号に加えることにより復元（reconstructed）信号（復元ピクチャ、復元ブロック、復元サンプルアレイ）が生成され得る。スキップモードが適用された場合のように、処理対象ブロックに対するレシデュアルがない場合、予測されたブロックが復元ブロックとして使用されることができる。加算部 250 は、復元部または復元ブロック生成部と呼ばれることができる。生成された復元信号は、現在ピクチャ内の次の処理対象ブロックのイントラ予測のために使用されることができ、後述するように、フィルタリングを経て次のピクチャのインター予測のために使用されることもできる。

#### 【0046】

一方、ピクチャエンコード及び／又は復元過程で L M C S (luma mapping with chroma scaling) が適用されることもできる。

#### 【0047】

フィルタリング部 260 は、復元信号にフィルタリングを適用して主観的／客観的画質を向上させることができる。例えば、フィルタリング部 260 は、復元ピクチャに様々なフィルタリング方法を適用して修正された（modified）復元ピクチャを生成でき、前記修正された復元ピクチャをメモリ 270、具体的に、メモリ 270 の D P B に格納することができる。前記様々なフィルタリング方法は、例えば、デブロッキングフィルタリング、サンプル適応的オフセット（sample adaptive offset）、適応的ループフィルタ（adaptive loop filter）、両方向フィルタ（bilateral filter）などを含むことができる。フィルタリング部 260 は、各フィルタリング方法についての説明で後述するように、フィルタリングに関する様々な情報を生成してエントロピーエンコード部 240 に伝達することができる。フィルタリングに関する情報は、エントロピーエンコード部 240 でエンコードされてビットストリーム形態で出力されることができる。

#### 【0048】

メモリ 270 に送信された修正された復元ピクチャは、インター予測部 221 で参照ピクチャとして使用されることができる。エンコード装置は、これを介してインター予測が適用される場合、エンコード装置 100 とデコード装置での予測ミスマッチを避けることができ、符号化効率も向上させることができる。

#### 【0049】

メモリ 270 D P B は、修正された復元ピクチャをインター予測部 221 での参照ピクチャとして使用するために格納することができる。メモリ 270 は、現在ピクチャ内の動き情報が導出された（または、エンコードされた）ブロックの動き情報及び／又は既に復元

されたピクチャ内のブロックの動き情報を格納することができる。前記格納された動き情報は、空間的周辺ブロックの動き情報または時間的周辺ブロックの動き情報として活用するため、インター予測部 221 に伝達することができる。メモリ 270 は、現在ピクチャ内の復元されたブロックの復元サンプルを格納することができ、イントラ予測部 222 に伝達することができる。

#### 【0050】

図 3 は、本文書の実施形態が適用され得るビデオ / 画像デコード装置の構成の概略を説明する図である。

#### 【0051】

図 3 に示すように、デコード装置 300 は、エントロピーデコード部 (entropy decoder, 310)、レシデュアル処理部 (residual processor, 320)、予測部 (predictor, 330)、加算部 (adder, 340)、フィルタリング部 (filter, 350)、及びメモリ (memory, 360) を備えて構成されることがある。予測部 330 は、インター予測部 332 及びイントラ予測部 331 を備えることができる。レシデュアル処理部 320 は、逆量子化部 (dequantizer, 321) 及び逆変換部 (inverse transformer, 322) を備えることができる。上述したエントロピーデコード部 310、レシデュアル処理部 320、予測部 330、加算部 340、及びフィルタリング部 350 は、実施形態によって 1 つのハードウェアコンポーネント（例えば、デコーダチップセットまたはプロセッサ）によって構成されることがある。また、メモリ 360 は、D P B (decode picture buffer) を備えることができ、デジタル格納媒体によって構成されることもできる。前記ハードウェアコンポーネントは、メモリ 360 を内部 / 外部コンポーネントとしてさらに備えることもできる。

10

20

30

#### 【0052】

ビデオ / 画像情報を含むビットストリームが入力されれば、デコード装置 300 は、図 2 のエンコード装置でビデオ / 画像情報が処理されたプロセスに対応して画像を復元できる。例えば、デコード装置 300 は、前記ビットストリームから取得したブロック分割関連情報に基づいてユニット / ブロックを導出できる。デコード装置 300 は、エンコード装置で適用された処理ユニットを用いてデコードを行うことができる。したがって、デコードの処理ユニットは、例えば、符号化ユニットでありうるし、符号化ユニットは、符号化ツリーユニットまたは最大符号化ユニットからクアッドツリー構造、バイナリツリー構造、及び / 又はターナリツリー構造にしたがって分割されることがある。符号化ユニットから 1 つ以上の変換ユニットが導出され得る。そして、デコード装置 300 を介してデコード及び出力された復元画像信号は、再生装置を介して再生されることがある。

#### 【0053】

デコード装置 300 は、図 2 のエンコード装置から出力された信号をビットストリーム形態で受信することができる、受信された信号は、エントロピーデコード部 310 を介してデコードされることがある。例えば、エントロピーデコード部 310 は、前記ビットストリームをパーシングして画像復元（または、ピクチャ復元）に必要な情報（e.g. ビデオ / 画像情報）を導出できる。前記ビデオ / 画像情報は、アダプテーションパラメータセット (APS)、ピクチャパラメータセット (PPS)、シーケンスパラメータセット (SPS)、またはビデオパラメータセット (VPS) など、様々なパラメータセットに関する情報をさらに含むことができる。また、前記ビデオ / 画像情報は、一般制限情報 (general constraint information) をさらに含むことができる。デコード装置は、前記パラメータセットに関する情報及び / 又は前記一般制限情報に基づいてさらにピクチャをデコードすることができる。本文書において後述されるシグナリング / 受信される情報及び / 又はシンタックス要素は、前記デコード手順を介してデコードされて前記ビットストリームから取得されることがある。例えば、エントロピーデコード部 310 は、指数ゴロム符号化、CAVL C または CABAC 等の符号化方法を基にビットストリーム内の情報をデコードし、画像復元に必要なシンタックスエレメントの値

40

50

、レシデュアルに関する変換係数の量子化された値などを出力できる。より詳細に、CABACエントロピーデコード方法は、ビットストリームで各構文要素に該当するビンを受信し、デコード対象構文要素情報と周辺及びデコード対象ブロックのデコード情報、あるいは以前ステップでデコードされたシンボル／ビンの情報を利用して文脈（context）モデルを決定し、決定された文脈モデルによってビン（bin）の発生確率を予測し、ビンの算術デコード（arithmetic decoding）を行って各構文要素の値に該当するシンボルを生成できる。このとき、CABACエントロピーデコード方法は、文脈モデル決定後、次のシンボル／ビンの文脈モデルのためにデコードされたシンボル／ビンの情報をを利用して文脈モデルをアップデートすることができる。エントロピーデコード部310でデコードされた情報のうち、予測に関する情報は、予測部（インター予測部332及びイントラ予測部331）に提供され、エントロピーデコード部310でエントロピーデコードが行われたレシデュアル値、すなわち、量子化された変換係数及び関連パラメータ情報は、レシデュアル処理部320に入力されることができる。レシデュアル処理部320は、レシデュアル信号（レシデュアルブロック、レシデュアルサンプル、レシデュアルサンプルアレイ）を導出できる。また、エントロピーデコード部310でデコードされた情報のうち、フィルタリングに関する情報は、フィルタリング部350に提供されることができる。一方、エンコード装置から出力された信号を受信する受信部（図示せず）がデコード装置300の内部／外部エレメントとしてさらに構成されることができ、または、受信部は、エントロピーデコード部310の構成要素であることもできる。一方、本文書に係るデコード装置は、ビデオ／画像／ピクチャデコード装置と呼ばれることができ、前記デコード装置は、情報デコーダ（ビデオ／画像／ピクチャ情報デコーダ）及びサンプルデコーダ（ビデオ／画像／ピクチャサンプルデコーダ）に区分することもできる。前記情報デコーダは、前記エントロピーデコード部310を備えることができ、前記サンプルデコーダは、前記逆量子化部321、逆変換部322、加算部340、フィルタリング部350、メモリ360、インター予測部332、及びイントラ予測部331のうち、少なくとも1つを備えることができる。  
10

#### 【0054】

逆量子化部321では、量子化された変換係数を逆量子化して変換係数を出力できる。逆量子化部321は、量子化された変換係数を2次元のブロック形態で再整列することができる。この場合、前記再整列は、エンコード装置で行われた係数スキャン順序に基づいて再整列を行うことができる。逆量子化部321は、量子化パラメータ（例えば、量子化ステップサイズ情報）を利用して量子化された変換係数に対する逆量子化を行い、変換係数（transform coefficient）を取得できる。  
20

#### 【0055】

逆変換部322では、変換係数を逆変換してレシデュアル信号（レシデュアルブロック、レシデュアルサンプルアレイ）を取得するようになる。

#### 【0056】

予測部は、現在ブロックに対する予測を行い、前記現在ブロックに対する予測サンプルを含む予測されたブロック（predicted block）を生成できる。予測部は、エントロピーデコード部310から出力された前記予測に関する情報に基づいて、前記現在ブロックにイントラ予測が適用されるか、またはインター予測が適用されるか決定することができ、具体的なイントラ／インター予測モードを決定できる。  
40

#### 【0057】

予測部320は、後述する様々な予測方法に基づいて予測信号を生成できる。例えば、予測部は、1つのブロックに対する予測のために、イントラ予測またはインター予測を適用できるだけでなく、イントラ予測とインター予測とを同時に適用することができる。これは、combined inter and intra prediction（CIIP）と呼ばれることができる。また、予測部は、ブロックに対する予測のために、イントラブロックコピー（intra block copy、IBC）予測モードに基づくことができ、またはパレットモード（palette mode）に基づくこともできる。前  
50

記IBC予測モードまたはパレットモードは、例えば、SCC (screen content coding)などのように、ゲームなどのコンテンツ画像／動画符号化のために使用されることができる。IBCは、基本的に現在ピクチャ内で予測を行うが、現在ピクチャ内で参照ブロックを導出する点においてインター予測と同様に行われることができる。すなわち、IBCは、本文書において説明されるインター予測技法のうち、少なくとも1つを利用できる。パレットモードは、イントラ符号化またはイントラ予測の一例と見ることができる。パレットモードが適用される場合、パレットテーブル及びパレットインデックスに関する情報が前記ビデオ／画像情報に含まれてシグナリングができる。

#### 【0058】

イントラ予測部331は、現在ピクチャ内のサンプルを参照して現在ブロックを予測できる。前記参照されるサンプルは、予測モードによって前記現在ブロックの周辺(neighboring block)に位置することができ、または離れて位置することもできる。イントラ予測において予測モードは、複数の非方向性モードと複数の方向性モードとを含むことができる。イントラ予測部331は、周辺ブロックに適用された予測モードを用いて、現在ブロックに適用される予測モードを決定することもできる。

10

#### 【0059】

インター予測部332は、参照ピクチャ上で動きベクトルにより特定される参照ブロック(参照サンプルアレイ)に基づいて、現在ブロックに対する予測されたブロックを導くことができる。このとき、インター予測モードから送信される動き情報の量を減らすために、周辺ブロックと現在ブロックとの間の動き情報の相関性に基づいて動き情報をブロック、サブブロック、またはサンプル単位で予測することができる。前記動き情報は、動きベクトル及び参照ピクチャインデックスを含むことができる。前記動き情報は、インター予測方向(L0予測、L1予測、Bi予測等)情報をさらに含むことができる。インター予測の場合に、周辺ブロックは、現在ピクチャ内に存在する空間的周辺ブロック(spatial neighboring block)と参照ピクチャに存在する時間的周辺ブロック(temporal neighboring block)とを含むことができる。例えば、インター予測部332は、周辺ブロックに基づいて動き情報候補リストを構成し、受信した候補選択情報に基づいて前記現在ブロックの動きベクトル及び／又は参照ピクチャインデックスを導出できる。様々な予測モードに基づいてインター予測が行われることができ、前記予測に関する情報は、前記現在ブロックに対するインター予測のモードを指示する情報を含むことができる。

20

#### 【0060】

加算部340は、取得されたレシデュアル信号を予測部(インター予測部332及び／又はイントラ予測部331を含む)から出力された予測信号(予測されたブロック、予測サンプルアレイ)に加えることにより復元信号(復元ピクチャ、復元ブロック、復元サンプルアレイ)を生成できる。スキップモードが適用された場合のように、処理対象ブロックに対するレシデュアルがない場合、予測されたブロックが復元ブロックとして使用されることができる。

30

#### 【0061】

加算部340は、復元部または復元ブロック生成部と呼ばれることができる。生成された復元信号は、現在ピクチャ内の次の処理対象ブロックのイントラ予測のために使用されることができ、後述するように、フィルタリングを経て出力されることができ、または次のピクチャのインター予測のために使用されることもできる。

40

#### 【0062】

一方、ピクチャデコード過程でLMCS(luma mapping with chroma scaling)が適用されることもできる。

#### 【0063】

フィルタリング部350は、復元信号にフィルタリングを適用して主観的／客観的画質を向上させることができる。例えば、フィルタリング部350は、復元ピクチャに様々なフ

50

イルタリング方法を適用して修正された (modified) 復元ピクチャを生成でき、前記修正された復元ピクチャをメモリ 360、具体的に、メモリ 360 の DPB に送信することができる。前記様々なフィルタリング方法は、例えば、デブロッキングフィルタリング、サンプル適応的オフセット (sample adaptive offset)、適応的ループフィルタ (adaptive loop filter)、両方向フィルタ (bilateral filter)などを含むことができる。

#### 【0064】

メモリ 360 の DPB に格納された（修正された）復元ピクチャは、インター予測部 332 で参照ピクチャとして使用されることができる。メモリ 360 は、現在ピクチャ内の動き情報が導出された（または、デコードされた）ブロックの動き情報及び / 又は既に復元されたピクチャ内のブロックの動き情報を格納することができる。前記格納された動き情報は、空間的周辺ブロックの動き情報または時間的周辺ブロックの動き情報として活用するために、インター予測部 260 に伝達することができる。メモリ 360 は、現在ピクチャ内の復元されたブロックの復元サンプルを格納することができ、イントラ予測部 331 に伝達することができる。

10

#### 【0065】

本明細書において、エンコード装置 100 のフィルタリング部 260、インター予測部 221、及びイントラ予測部 222 で説明された実施形態は、各々デコード装置 300 のフィルタリング部 350、インター予測部 332、及びイントラ予測部 331 にも同様にまたは対応するように適用されることができる。

20

#### 【0066】

一方、インター予測と関連して、画像の歪みを考慮したインター予測方法が提案されている。具体的に、現在ブロックのサブブロックまたはサンプルポイントに対する動きベクトルを効率的に導出し、画像の回転、ズームインまたはズームアウトなどの変形にもかかわらず、インター予測の正確度を高めるアフィン動きモデルが提案されている。すなわち、現在ブロックのサブブロックまたはサンプルポイントに対する動きベクトルを導出するアフィン動きモデルが提案されている。前記アフィン動きモデルを使用する予測は、アフィンインター予測 (affine inter prediction) またはアフィンモーション予測 (affine motion prediction) と呼ばれることができる。

30

#### 【0067】

例えば、前記アフィン動きモデルを使用する前記アフィンインター予測は、後述する内容のように、4つの動き、すなわち、後述する内容のような4つの変形を効率的に表現することができる。

#### 【0068】

図 4 は、前記アフィン動きモデルを介して表現される動きを例示的に示す。図 4 に示すように、前記アフィン動きモデルを介して表現されることができる動きは、並進 (translate) の動き、スケール (scale) の動き、回転 (rotate) の動き、及びせん断 (shear) の動きを含むことができる。すなわち、図 4 に示された時間の流れによって画像（の一部）が平面移動する並進の動きだけでなく、時間の流れによって画像（の一部）がスケール (scale) されるスケールの動き、時間の流れによって画像（の一部）が回転する回転の動き、時間の流れによって画像（の一部）が平行四辺形に変形されるせん断の動きを前記アフィンインター予測を介して効率的に表現することができる。

40

#### 【0069】

エンコード装置 / デコード装置は、前記アフィンインター予測を介して現在ブロックのコントロールポイント (Control Point, CP) での動きベクトルに基づいて前記画像の歪み形態を予測でき、これを介して予測の正確度を高めることにより画像の圧縮性能を向上させることができる。また、前記現在ブロックの周辺ブロックの動きベクトルを用いて前記現在ブロックの少なくとも 1 つのコントロールポイントに対する動きベク

50

トルが導かれ得るところ、追加される付加情報に対するデータ量の負担を減らし、インター予測効率を相当向上させることができる。

#### 【0070】

前記アフィンインター予測の一例として、3個のコントロールポイント、すなわち、3個の基準点での動き情報を必要とすることができる。

#### 【0071】

図5は、3個のコントロールポイントに対する動きベクトルが使用される前記アフィン動きモデルを例示的に示す。

#### 【0072】

現在ブロック500内の左上端(`top-left`)サンプル位置(`position`)を(0, 0)とする場合、前記図5に示されたように、(0, 0)、(w, 0)、(0, h)サンプルポジションを前記コントロールポイントとして決めることができる。以下、(0, 0)サンプルポジションのコントロールポイントはCP0、(w, 0)サンプルポジションのコントロールポイントはCP1、(0, h)サンプルポジションのコントロールポイントはCP2と表すことができる。

10

#### 【0073】

上述した各コントロールポイントと当該コントロールポイントに対する動きベクトルを用いて前記アフィン動きモデルに対する数式が導出され得る。前記アフィン動きモデルに対する数式は、次のように示すことができる。

#### 【0074】

20

#### 【数1】

$$\begin{cases} v_x = \frac{(v_{1x} - v_{0x})}{w} * x + \frac{(v_{2x} - v_{0x})}{h} * y + v_{0x} \\ v_y = \frac{(v_{1y} - v_{0y})}{w} * x - \frac{(v_{2y} - v_{0y})}{h} * y + v_{0y} \end{cases}$$

#### 【0075】

ここで、wは、前記現在ブロック500の幅(`width`)を示し、hは、前記現在ブロック500の高さ(`height`)を示し、 $v_{0x}$ 、 $v_{0y}$ は、各々CP0の動きベクトルのx成分、y成分を示し、 $v_{1x}$ 、 $v_{1y}$ は、各々CP1の動きベクトルのx成分、y成分を示し、 $v_{2x}$ 、 $v_{2y}$ は、各々CP2の動きベクトルのx成分、y成分を示す。また、xは、前記現在ブロック500内の対象サンプルの位置のx成分を示し、yは、前記現在ブロック500内の前記対象サンプルの前記位置のy成分を示し、 $v_x$ は、前記現在ブロック500内の前記対象サンプルの動きベクトルのx成分、 $v_y$ は、現在ブロック500内の前記対象サンプルの前記動きベクトルのy成分を示す。

30

#### 【0076】

前記CP0の動きベクトル、前記CP1の動きベクトル、及び前記CP2の動きベクトルは知っているので、前記数式1に基づいて現在ブロック内のサンプル位置による動きベクトルが導かれ得る。すなわち、前記アフィン動きモデルによれば、対象サンプルの座標(x, y)と3個のコントロールポイントとの距離比に基づいて、前記コントロールポイントでの動きベクトル $v_0$ ( $v_{0x}$ ,  $v_{0y}$ )、 $v_1$ ( $v_{1x}$ ,  $v_{1y}$ )、 $v_2$ ( $v_{2x}$ ,  $v_{2y}$ )がスケーリングされて前記対象サンプル位置による前記対象サンプルの動きベクトルが導出され得る。すなわち、前記アフィン動きモデルによれば、前記コントロールポイントの動きベクトルに基づいて前記現在ブロック内の各サンプルの動きベクトルが導出され得る。一方、前記アフィン動きモデルによって導出された前記現在ブロック内のサンプルの動きベクトル等の集合は、アフィン動きベクトルフィールド(`affine Motion Vector Field`、MVF)と表すことができる。

40

#### 【0077】

50

一方、前記数式 1 に対する 6 個のパラメータは、次の数式のように、a、b、c、d、e、f で示すことができ、前記 6 個のパラメータで示した前記アフィン動きモデルに対する数式は、次のとおりでありうる。

#### 【 0 0 7 8 】

##### 【 数 2 】

$$\begin{aligned} a &= \frac{(v_{1x} - v_{0x})}{w} & b &= \frac{(v_{2x} - v_{0x})}{h} & c &= v_{0x} \\ d &= \frac{(v_{1y} - v_{0y})}{w} & e &= -\frac{(v_{2y} - v_{0y})}{h} & f &= v_{0y} \end{aligned}$$

10

$$\begin{cases} v_x = a * x + b * y + c \\ v_y = d * x + e * y + f \end{cases}$$

#### 【 0 0 7 9 】

ここで、w は、前記現在ブロック 500 の幅 (width) を示し、h は、前記現在ブロック 500 の高さ (height) を示し、v<sub>0x</sub>、v<sub>0y</sub> は、各々 CP0 の動きベクトルの x 成分、y 成分を示し、v<sub>1x</sub>、v<sub>1y</sub> は、各々 CP1 の動きベクトルの x 成分、y 成分を示し、v<sub>2x</sub>、v<sub>2y</sub> は、各々 CP2 の動きベクトルの x 成分、y 成分を示す。また、x は、前記現在ブロック 500 内の対象サンプルの位置の x 成分を示し、y は、前記現在ブロック 500 内の前記対象サンプルの前記位置の y 成分を示し、v<sub>x</sub> は、前記現在ブロック 500 内の前記対象サンプルの動きベクトルの x 成分、v<sub>y</sub> は、現在ブロック 500 内の前記対象サンプルの前記動きベクトルの y 成分を示す。

20

#### 【 0 0 8 0 】

前記 6 個のパラメータを使用する前記アフィン動きモデルまたは前記アフィンインター予測は、6 パラメータアフィン動きモデルまたは A F 6 と表すことができる。

#### 【 0 0 8 1 】

また、前記アフィンインター予測の一例として、2 個のコントロールポイント、すなわち、2 個の基準点での動き情報を必要とすることができる。

30

#### 【 0 0 8 2 】

図 6 は、2 個のコントロールポイントに対する動きベクトルが使用される前記アフィン動きモデルを例示的に示す。2 個のコントロールポイントを使用する前記アフィン動きモデルは、並進の動き、スケールの動き、回転の動きを含む 3 つの動きを表現できる。3 つの動きを表現する前記アフィン動きモデルは、シミラリティアフィン動きモデル (similarity affine motion model) またはシンプリファイドアフィン動きモデル (simplified affine motion model) と表すことができる。

#### 【 0 0 8 3 】

現在ブロック 600 内の左上端 (top-left) サンプル位置 (position) を (0, 0) とする場合、前記図 6 に示されたように、(0, 0)、(w, 0) サンプルポジションを前記コントロールポイントとして決めることができる。以下、(0, 0) サンプルポジションのコントロールポイントは CP0、(w, 0) サンプルポジションのコントロールポイントは CP1 と表すことができる。

40

#### 【 0 0 8 4 】

上述した各コントロールポイントと当該コントロールポイントに対する動きベクトルを用いて前記アフィン動きモデルに対する数式が導出され得る。前記アフィン動きモデルに対する数式は、次のように示すことができる。

#### 【 0 0 8 5 】

##### 【 数 3 】

50

$$\begin{cases} v_x = \frac{(v_{1x} - v_{0x})}{w} * x - \frac{(v_{1y} - v_{0y})}{w} * y + v_{0x} \\ v_y = \frac{(v_{1y} - v_{0y})}{w} * x - \frac{(v_{1x} - v_{0x})}{w} * y + v_{0y} \end{cases}$$

**【 0 0 8 6 】**

ここで、wは、前記現在ブロック600の幅(w i d t h)を示し、v<sub>0x</sub>、v<sub>0y</sub>は、各々C P 0の動きベクトルのx成分、y成分を示し、v<sub>1x</sub>、v<sub>1y</sub>は、各々C P 1の動きベクトルのx成分、y成分を示す。また、xは、前記現在ブロック600内の対象サンプルの位置のx成分を示し、yは、前記現在ブロック600内の前記対象サンプルの前記位置のy成分を示し、v<sub>x</sub>は、前記現在ブロック600内の前記対象サンプルの動きベクトルのx成分、v<sub>y</sub>は、現在ブロック600内の前記対象サンプルの前記動きベクトルのy成分を示す。

**【 0 0 8 7 】**

一方、前記数式3に対する4個のパラメータは、次の数式のように、a、b、c、dで示すことができ、前記4個のパラメータで示した前記アフィン動きモデルに対する数式は、次のとおりでありうる。

**【 0 0 8 8 】****【 数 4 】**

$$a = \frac{(v_{1x} - v_{0x})}{w} \quad b = \frac{(v_{1y} - v_{0y})}{w} \quad c = v_{0x} \quad d = v_{0y}$$

$$\begin{cases} v_x = a * x - b * y + c \\ v_y = b * x + a * y + d \end{cases}$$

**【 0 0 8 9 】**

ここで、wは、前記現在ブロック600の幅(w i d t h)を示し、v<sub>0x</sub>、v<sub>0y</sub>は、各々C P 0の動きベクトルのx成分、y成分を示し、v<sub>1x</sub>、v<sub>1y</sub>は、各々C P 1の動きベクトルのx成分、y成分を示す。また、xは、前記現在ブロック600内の対象サンプルの位置のx成分を示し、yは、前記現在ブロック600内の前記対象サンプルの前記位置のy成分を示し、v<sub>x</sub>は、前記現在ブロック600内の前記対象サンプルの動きベクトルのx成分、v<sub>y</sub>は、現在ブロック600内の前記対象サンプルの前記動きベクトルのy成分を示す。前記2個のコントロールポイントを使用する前記アフィン動きモデルは、前記数式4のように、4個のパラメータa、b、c、dで表現されることができるところ、前記4個のパラメータを使用する前記アフィン動きモデルまたは前記アフィンインター予測は、4パラメータアフィン動きモデルまたはA F 4と表すことができる。すなわち、前記アフィン動きモデルによれば、前記コントロールポイントの動きベクトルに基づいて前記現在ブロック内の各サンプルの動きベクトルが導出され得る。一方、前記アフィン動きモデルによって導出された前記現在ブロック内のサンプルの動きベクトル等の集合は、アフィン動きベクトルフィールド(Motion Vector Field、MVF)と表すことができる。

**【 0 0 9 0 】**

一方、上述した内容のように、前記アフィン動きモデルを介してサンプル単位の動きベクトルが導出され得るし、これを介してインター予測の正確度が相当向上することができる。ただし、この場合、動き補償(motion compensation)過程での複

10

20

30

40

50

難度が大きく増加されることもできる。

#### 【0091】

これにより、サンプル単位の動きベクトルが導出される代わりに、前記現在ブロック内のサブブロック単位の動きベクトルが導出されるように制限することができる。

#### 【0092】

図7は、前記アフィン動きモデルに基づいてサブブロック単位で動きベクトルを導く方法を例示的に示す。図7は、前記現在ブロックのサイズが $16 \times 16$ であり、 $4 \times 4$ サブブロック単位で動きベクトルが導かれる場合を例示的に示す。前記サブブロックは、様々なサイズに設定することができ、例えば、サブブロックが $n \times n$ サイズ（nは、正の整数、e x . nは、4）に設定された場合、前記アフィン動きモデルに基づいて現在ブロック内の $n \times n$ サブブロック単位で動きベクトルが導出され得るし、各サブブロックを代表する動きベクトルを導くための様々な方法が適用され得る。

10

#### 【0093】

例えば、図7に示すように、各サブブロックのセンタまたはセンタ右下側（lower right side）サンプルポジションを代表座標として、各サブブロックの動きベクトルが導出され得る。ここで、センタ右下側ポジションとは、サブブロックのセンタに位置する4個のサンプルのうち、右下側に位置するサンプルポジションを表すことができる。例えば、nが奇数である場合、サブブロックの真中には1つのサンプルが位置することができ、この場合、センタサンプルポジションが前記サブブロックの動きベクトルの導出のために使用されることができる。しかし、nが偶数である場合、サブブロックの中央には4個のサンプルが隣接して位置することができ、この場合、右下側サンプルポジションが前記動きベクトルの導出のために使用されることができる。例えば、図7に示すように、各サブブロック別の代表座標は、（2、2）、（6、2）、（10、2）、...、（14、14）に導出されることができ、エンコード装置／デコード装置は、前記サブブロックの代表座標の各々を上述した式1または3に代入して、各サブブロックの動きベクトルを導出できる。前記アフィン動きモデルを介して導出された現在ブロック内のサブブロックの動きベクトルは、アフィンMVFと表すことができる。

20

#### 【0094】

一方、一例として、前記現在ブロック内のサブブロックのサイズは、次のような式に基づいて導出されることもできる。

30

#### 【0095】

#### 【数5】

$$\begin{cases} M = \text{clip3}\left(4, w, \frac{w * MvPre}{\max(\text{abs}(v_{1x} - v_{0x}), \text{abs}(v_{1y} - v_{0y}))}\right) \\ N = \text{clip3}\left(4, h, \frac{h * MvPre}{\max(\text{abs}(v_{2x} - v_{0x}), \text{abs}(v_{2y} - v_{0y}))}\right) \end{cases}$$

#### 【0096】

40

ここで、Mは、サブブロックの幅（width）を示し、Nは、サブブロックの高さ（height）を示す。また、 $v_{0x}$ 、 $v_{0y}$ は、各々前記現在ブロックのCPMV0のx成分、y成分を示し、 $v_{1x}$ 、 $v_{1y}$ は、各々前記現在ブロックのCPMV1のx成分、y成分を示し、wは、前記現在ブロックの幅を示し、hは、前記現在ブロックの高さを示し、MvPreは、動きベクトル分数正確度（motion vector fraction accuracy）を示す。例えば、前記動きベクトル分数正確度は、1/16に設定することができる。

#### 【0097】

一方、上述したアフィン動きモデルを使用したインター予測、すなわち、アフィン動き予測は、アフィンマージモード（affine merge mode、AF\_MERGE）

50

とアフィンインターモード( `affine inter mode`、`AF_INTER` )とが存在し得る。ここで、前記アフィンインターモードは、アフィンMVPモード( `affine motion vector prediction mode`、`AF_MVP` )と表すこともできる。

#### 【0098】

前記アフィンマージモードでは、前記コントロールポイントの動きベクトルに対するMVDを送信しないという側面で既存のマージモードと類似する。すなわち、前記アフィンマージモードは、既存のスキップ( `skip` ) / マージ( `merge` )モードと同様に、MVD( `motion vector difference` )に対する符号化なしに前記現在ブロックの周辺ブロックから2個または3個のコントロールポイントの各々に対するCPMVを導いて予測を行うエンコード / デコード方法を表すことができる。10

#### 【0099】

例えば、前記現在ブロックに前記`AF_MR_G`モードが適用される場合、現在ブロックの周辺ブロックのうち、アフィンモードが適用された周辺ブロックからCP0及びCP1に対するMV( すなわち、`CPMV0` 及び `CPMV1` )を導出できる。すなわち、前記アフィンモードが適用された前記周辺ブロックの`CPMV0` 及び `CPMV1` がマージ候補として導出されることができ、前記マージ候補に基づいて前記現在ブロックに対する`CPMV0` 及び `CPMV1` に導出されることができる。前記マージ候補が表す周辺ブロックの`CPMV0` 及び `CPMV1` に基づいてアフィン動きモデルが導出され得るし、前記アフィン動きモデルに基づいて前記現在ブロックに対する前記`CPMV0` 及び前記`CPMV1` が導出され得る。20

#### 【0100】

前記アフィンインターモードは、前記コントロールポイントの動きベクトルに対するMVP( `Motion Vector Predictor` )を導出し、受信されたMVD( `motion vector difference` )及び前記MVPに基づいて前記コントロールポイントの動きベクトルを導出し、前記コントロールポイントの動きベクトルに基づいて前記現在ブロックのアフィンMVFを導出してアフィンMVFに基づいて予測を行うインター予測を表すことができる。ここで、前記コントロールポイントの動きベクトルは、`CPMV`( `Control Point Motion Vector` )、前記コントロールポイントのMVPは、`CPMVP`( `Control Point Motion Vector Predictor` )、前記コントロールポイントのMVDは、`CPMVD`( `Control Point Motion Vector Difference` )と表すことができる。具体的に、例えば、エンコード装置は、CP0及びCP1( または、CP0、CP1、及びCP2 )の各々に対する`CPMVP`( `Control Point Motion Vector Predictor` )と`CPMV`( `Control Point Motion Vector` )を導出でき、前記`CPMVP`に関する情報及び / 又は前記`CPMVP`と`CPMV`の差分値である`CPMVD`を送信または格納することができる。30

#### 【0101】

ここで、現在ブロックに前記アフィンインターモードが適用される場合、エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックに基づいてアフィンMVP候補リストを構成でき、アフィンMVP候補は、`CPMVPペア`( `pair` )候補と称することができ、アフィンMVP候補リストは、`CPMVP`候補リストと称することもできる。40

#### 【0102】

また、各アフィンMVP候補は、4パラメータアフィン動きモデル( `four parameter affine motion model` )では、CP0とCP1の`CPMV`の組み合わせを意味することができ、6パラメータアフィン動きモデル( `six parameter affine motion model` )では、CP0、CP1、及びCP2の`CPMVP`の組み合わせを意味することができる。

#### 【0103】

図8は、本文書の一実施形態に係るアフィン動き予測方法の順序図を例示的に示す。

10

20

30

40

50

**【 0 1 0 4 】**

図 8 に示すように、アフィン動き予測方法は、大別して次のように表すことができる。アフィン動き予測方法が始まると、まず、CPMVペア ( pair ) が取得され得る ( S 8 0 0 )。ここで、CPMVペアは、4 パラメータアフィンモデルを利用する場合、CPMV 0 及び CPMV 1 を含むことができる。

**【 0 1 0 5 】**

その後、CPMVペアに基づいてアフィン動き補償が行われ得るし ( S 8 1 0 )、アフィン動き予測が終了することができる。

**【 0 1 0 6 】**

また、前記 CPMV 0 及び前記 CPMV 1 を決定するために、2 個のアフィン予測モードが存在することができる。ここで、2 個のアフィン予測モードは、アフィンインター モード及びアフィンマージモードを含むことができる。アフィンインター モードは、CPMV 0 及び CPMV 1 に対する 2 個の動きベクトル差分 ( MVD, Motion Vector Difference ) 情報をシグナリングして明確に CPMV 0 及び CPMV 1 を決定できる。それに対し、アフィンマージモードは、MVD 情報シグナリングなしに CPMV ペアを導出できる。

10

**【 0 1 0 7 】**

言い換れば、アフィンマージモードは、アフィンモードで符号化された周辺ブロックの CPMV を用いて現在ブロックの CPMV を導出でき、動きベクトルをサブブロック単位で決定する場合、アフィンマージモードは、サブブロックマージモードと称することもできる。

20

**【 0 1 0 8 】**

アフィンマージモードでエンコード装置は、現在ブロックの CPMV を導出するためのアフィンモードで符号化された周辺ブロックに対するインデックスをデコード装置にシグナリングすることができ、周辺ブロックの CPMV 及び現在ブロックの CPMV 間の差分値をさらにシグナリングすることもできる。ここで、アフィンマージモードは、周辺ブロックに基づいてアフィンマージ候補リストを構成でき、周辺ブロックに対するインデックスは、アフィンマージ候補リストのうち、現在ブロックの CPMV を導出するために参照する周辺ブロックを表すことができる。アフィンマージ候補リストは、サブブロックマージ候補リストと称することもできる。

30

**【 0 1 0 9 】**

アフィンインター モードは、アフィンMVPモードと称することもできる。アフィンMVPモードで現在ブロックの CPMV は、CPMVP ( Control Point Motion Vector Predictor ) 及び CPMVD ( Control Point Motion Vector Difference ) に基づいて導出されることができる。言い換れば、エンコード装置は、現在ブロックの CPMV に対して CPMVP を決定し、現在ブロックの CPMV と CPMVP の差分値である CPMVD を導出して CPMVP に関する情報をデコード装置にシグナリングすることができる。ここで、前記アフィンMVPモードは、周辺ブロックに基づいてアフィンMVP 候補リストを構成でき、CPMVP に関する情報は、アフィンMVP 候補リストのうち、現在ブロックの CPMV に対する CPMVP を導出するためには周辺ブロックを表すことができる。アフィンMVP 候補リストは、コントロールポイント動きベクトル予測子候補リストと称することもできる。

40

**【 0 1 1 0 】**

例えば、6 パラメータアフィン動きモデルのアフィンインター モードが適用される場合、後述するように現在ブロックがエンコードされることができる。

**【 0 1 1 1 】**

図 9 は、本文書の一実施形態に係るコントロールポイントでの動きベクトル予測子を導出する方法を説明するための図である。

**【 0 1 1 2 】**

50

図 9 に示すように、現在ブロックの C P 0 の動きベクトルを  $v_0$ 、C P 1 の動きベクトルを  $v_1$ 、左下端 ( b o t t o m - l e f t ) サンプルポジションのコントロールポイントの動きベクトルを  $v_2$ 、C P 2 の動きベクトルを  $v_3$  と表現することができる。すなわち、前記  $v_0$  は、C P 0 の C P M V P、前記  $v_1$  は、C P 1 の C P M V P、前記  $v_2$  は、C P 2 の C P M V P を示すことができる。

#### 【 0 1 1 3 】

アフィン M V P 候補は、前記 C P 0 の C P M V P 候補、前記 C P 1 の C P M V P 候補、前記 C P 2 の候補の組み合わせであります。

#### 【 0 1 1 4 】

例えば、前記アフィン M V P 候補は、次のように導出されることができる。

10

#### 【 0 1 1 5 】

具体的に、次の数式のように、最大 12 個の C P M V P 候補の組み合わせが決定され得る。

#### 【 0 1 1 6 】

#### 【 数 6 】

$$\{(v_0, v_1, v_2) | v_0 = \{v_A, v_B, v_c\}, v_1 = \{v_D, v_E\}, v_2 = \{v_F, v_G\}\}$$

#### 【 0 1 1 7 】

ここで、 $v_A$  は、周辺ブロック A の動きベクトル、 $v_B$  は、周辺ブロック B の動きベクトル、 $v_C$  は、周辺ブロック C の動きベクトル、 $v_D$  は、周辺ブロック D の動きベクトル、 $v_E$  は、周辺ブロック E の動きベクトル、 $v_F$  は、周辺ブロック F の動きベクトル、 $v_G$  は、周辺ブロック G の動きベクトルを表すことができる。

20

#### 【 0 1 1 8 】

また、前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左側に位置する周辺ブロックを表すことができ。また、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ。また、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左側に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

30

#### 【 0 1 1 9 】

すなわち、上述した数式 6 を参照すれば、前記 C P 0 の C P M V P 候補は、前記周辺ブロック A の動きベクトル  $v_A$ 、前記周辺ブロック B の動きベクトル  $v_B$ 、及び / 又は前記周辺ブロック C の動きベクトル  $v_C$  を含むことができ、前記 C P 1 の C P M V P 候補は、前記周辺ブロック D の動きベクトル  $v_D$ 、及び / 又は前記周辺ブロック E の動きベクトル  $v_E$  を含むことができ、前記 C P 2 の C P M V P 候補は、前記周辺ブロック F の動きベクトル  $v_F$ 、及び / 又は前記周辺ブロック G の動きベクトル  $v_G$  を含むことができる。

40

#### 【 0 1 2 0 】

言い換えれば、前記 C P 0 の C P M V P  $v_0$  は、左上端サンプルポジションの周辺ブロック A、B、及び C のうち、少なくとも 1 つの動きベクトルに基づいて導出されることができる。ここで、周辺ブロック A は、現在ブロックの左上端サンプルポジションの左上端に位置するブロックを意味することができ、周辺ブロック B は、現在ブロックの左上端サンプルポジションの上端に位置するブロックを意味することができ、周辺ブロック C は、現在ブロックの左上端サンプルポジションの左側に位置するブロックを意味することができ。

#### 【 0 1 2 1 】

前記周辺ブロックの動きベクトルに基づいて前記 C P 0 の C P M V P 候補、前記 C P 1 の

50

C P M V P 候補、前記 C P 2 の C P M V P 候補を含む最大 1 2 個の C P M V P 候補の組み合わせが導出され得る。

【 0 1 2 2 】

その後、導出された C P M V P 候補の組み合わせを D V が小さい順に整列して、上位 2 個の C P M V P 候補の組み合わせが前記アフィン M V P 候補として導出されることができる。

【 0 1 2 3 】

C P M V P 候補の組み合わせの D V は、次の数式のように導出されることができる。

【 0 1 2 4 】

【 数 7 】

$$DV = |(v_{1x} - v_{0x}) * h - (v_{2y} - v_{0y}) * w| + |(v_{1y} - v_{0y}) * h + (v_{2x} - v_{0x}) * w|$$

10

【 0 1 2 5 】

その後、エンコード装置は、前記アフィン M V P 候補の各々に対する C P M V を決定でき、前記 C P M V に対する R D ( R a t e D i s t o r t i o n ) コストを比較して、小さい R D コストを有するアフィン M V P 候補を前記現在ブロックに対する最適なアフィン M V P 候補として選択することができる。エンコード装置は、前記最適な候補を指すインデックス及び C P M V D をエンコード及びシグナリングすることができる。

【 0 1 2 6 】

また、例えば、アフィンマージモードが適用される場合、後述するように現在ブロックがエンコードされることがある。

20

【 0 1 2 7 】

図 1 0 は、本文書の一実施形態に係るコントロールポイントでの動きベクトル予測子を導出する方法を説明するための図である。

【 0 1 2 8 】

図 1 0 に示された現在ブロックの周辺ブロックに基づいて前記現在ブロックのアフィンマージ候補リストが構成され得る。前記周辺ブロックは、周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E を含むことができる。前記周辺ブロック A は、前記現在ブロックの左側周辺ブロック、前記周辺ブロック B は、前記現在ブロックの上側周辺ブロック、前記周辺ブロック C は、前記現在ブロックの右上側コーナ周辺ブロック、前記周辺ブロック D は、前記現在ブロックの左下側コーナ周辺ブロック、前記周辺ブロック E は、前記現在ブロックの左上側コーナ周辺ブロックを表すことができる。

30

【 0 1 2 9 】

例えば、前記現在ブロックのサイズが W × H であり、現在ブロックの左上端 ( t o p - 1 e f t ) サンプルポジションの x 成分が 0 及び y 成分が 0 である場合、前記左側周辺ブロックは、( - 1, H - 1 ) 座標のサンプルを含むブロックであり、前記上側周辺ブロックは、( W - 1, - 1 ) 座標のサンプルを含むブロックであり、前記右上側コーナ周辺ブロックは、( W, - 1 ) 座標のサンプルを含むブロックであり、前記左下側コーナ周辺ブロックは、( - 1, H ) 座標のサンプルを含むブロックであり、前記左上側コーナ周辺ブロックは、( - 1, - 1 ) 座標のサンプルを含むブロックでありうる。

【 0 1 3 0 】

具体的に、例えば、エンコード装置は、前記現在ブロックの周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E を特定スキヤニング順序でスキヤニングすることができ、スキヤニング順序において 1 番目にアフィン予測モードにエンコードされた周辺ブロックをアフィンマージモードの候補ブロック、すなわち、アフィンマージ候補として決定することができる。ここで、例えば、前記特定スキヤニング順序は、アルファベット ( a l p h a b e t ) 順でありうる。すなわち、前記特定スキヤニング順序は、周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E の順序でありうる。

40

【 0 1 3 1 】

その後、エンコード装置は、前記決定された候補ブロックの C P M V を用いて前記現在ブ

50

ロックのアフィン動きモデルを決定でき、前記アフィン動きモデルに基づいて前記現在ブロックの C P M V を決定でき、前記 C P M V に基づいて前記現在ブロックのアフィン M V F を決定できる。

**【 0 1 3 2 】**

一例として、周辺ブロック A が前記現在ブロックの候補ブロックとして決定された場合、後述するように符号化されることができる。

**【 0 1 3 3 】**

図 1 1 は、周辺ブロック A がアフィンマージ候補として選択された場合に行われるアフィン予測の一例を示す。

**【 0 1 3 4 】**

図 1 1 に示すように、エンコード装置は、前記現在ブロックの周辺ブロック A を候補ブロックとして決定することができ、前記周辺ブロックの C P M V 、 v 2 、及び v 3 に基づいて前記現在ブロックのアフィン動きモデルを導出できる。その後、エンコード装置は、前記アフィン動きモデルに基づいて前記現在ブロックの C P M V 、 v 0 、及び v 1 を決定できる。エンコード装置は、前記現在ブロックの C P M V 、 v 0 、及び v 1 に基づいてアフィン M V F を決定でき、前記アフィン M V F に基づいて前記現在ブロックに対するエンコード過程を行うことができる。

10

**【 0 1 3 5 】**

一方、アフィンインター予測と関連して、アフィン M V P 候補リスト構成に対して継承されたアフィン候補 ( i n h e r i t e d a f f i n e c a n d i d a t e ) とコンストラクテッドアフィン候補 ( c o n s t r u c t e d a f f i n e c a n d i d a t e ) とが考慮されている。

20

**【 0 1 3 6 】**

ここで、前記継承されたアフィン候補は、次のとおりであります。

**【 0 1 3 7 】**

例えば、前記現在ブロックの周辺ブロックがアフィンブロックであり、前記現在ブロックの参照ピクチャと前記周辺ブロックの参照ピクチャとが同一である場合、前記周辺ブロックのアフィンモーションモデルから前記現在ブロックのアフィン M V P ペアが決定され得る。ここで、前記アフィンブロックは、前記アフィンインター予測が適用されたブロックを表すことができる。前記継承されたアフィン候補は、前記周辺ブロックのアフィン動きモデルに基づいて導出された C P M V P ( 例えば、前記アフィン M V P ペア ) を表すことができる。

30

**【 0 1 3 8 】**

具体的に、一例として、後述するように前記継承されたアフィン候補が導出され得る。

**【 0 1 3 9 】**

図 1 2 は、前記継承されたアフィン候補を導出するための周辺ブロックを例示的に示す。

**【 0 1 4 0 】**

図 1 2 に示すように、前記現在ブロックの周辺ブロックは、前記現在ブロックの左側周辺ブロック A 0 、前記現在ブロックの左下側コーナ周辺ブロック A 1 、前記現在ブロックの上側周辺ブロック B 0 、前記現在ブロックの右上側コーナ周辺ブロック B 1 、前記現在ブロックの左上側コーナ周辺ブロック B 2 を含むことができる。

40

**【 0 1 4 1 】**

例えば、前記現在ブロックのサイズが W × H であり、現在ブロックの左上端 ( t o p - 1 e f t ) サンプルポジションの x 成分が 0 及び y 成分が 0 である場合、前記左側周辺ブロックは、 ( - 1 、 H - 1 ) 座標のサンプルを含むブロックであり、前記上側周辺ブロックは、 ( W - 1 、 - 1 ) 座標のサンプルを含むブロックであり、前記右上側コーナ周辺ブロックは、 ( W 、 - 1 ) 座標のサンプルを含むブロックであり、前記左下側コーナ周辺ブロックは、 ( - 1 、 H ) 座標のサンプルを含むブロックであり、前記左上側コーナ周辺ブロックは、 ( - 1 、 - 1 ) 座標のサンプルを含むブロックでありうる。

**【 0 1 4 2 】**

50

エンコード装置／デコード装置は、周辺ブロック A 0、A 1、B 0、B 1、及び B 2 を順次チェックすることができ、周辺ブロックがアフィン動きモデルを使用して符号化され、前記現在ブロックの参照ピクチャと前記周辺ブロックの参照ピクチャとが同一である場合、前記周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックの 2 個の C P M V または 3 個の C P M V を導出できる。前記 C P M V は、前記現在ブロックのアフィン M V P 候補として導出されることができる。前記アフィン M V P 候補は、前記継承されたアフィン候補を表すことができる。

#### 【 0 1 4 3 】

一例として、前記周辺ブロックに基づいて最大 2 個の継承されたアフィン候補が導出され得る。

10

#### 【 0 1 4 4 】

例えば、エンコード装置／デコード装置は、周辺ブロック内の第 1 のブロックに基づいて前記現在ブロックの第 1 のアフィン M V P 候補を導出できる。ここで、前記第 1 のブロックは、アフィン動きモデルで符号化されることができ、前記第 1 のブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一でありうる。すなわち、前記第 1 のブロックは、特定順序にしたがって前記周辺ブロックをチェックし、初めて確認された条件を満たすブロックでありうる。前記条件は、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【 0 1 4 5 】

その後、エンコード装置／デコード装置は、周辺ブロック内の第 2 のブロックに基づいて前記現在ブロックの第 2 のアフィン M V P 候補を導出できる。ここで、前記第 2 のブロックは、アフィン動きモデルで符号化でき、前記第 2 のブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一でありうる。すなわち、前記第 2 のブロックは、特定順序にしたがって前記周辺ブロックをチェックし、2 番目に確認された条件を満たすブロックでありうる。前記条件は、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

20

#### 【 0 1 4 6 】

一方、例えば、前記継承されたアフィン候補の利用可能な個数が 2 より小さい場合（すなわち、導出された継承されたアフィン候補の個数が 2 より小さい場合）、コンストラクテッドアフィン候補 (constructed affine candidate) が考慮され得る。前記構成されたアフィン候補は、下記のように導出されることができる。

30

#### 【 0 1 4 7 】

図 13 は、前記コンストラクテッドアフィン候補に対する空間的候補を例示的に示す。

#### 【 0 1 4 8 】

図 13 に示されたように、前記現在ブロックの周辺ブロックの動きベクトルは、3 個のグループに分けられることができる。図 13 に示すように、前記周辺ブロックは、周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E、周辺ブロック F、及び周辺ブロック G を含むことができる。

#### 【 0 1 4 9 】

前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができる。また、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができる。また、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

40

#### 【 0 1 5 0 】

50

例えば、前記 3 個のグループは、 $S_0$ 、 $S_1$ 、 $S_2$ を含むことができ、前記  $S_0$ 、前記  $S_1$ 、前記  $S_2$ は、次の表のように導出されることができる。

#### 【 0 1 5 1 】

##### 【表 1】

$$S_0 = \{mv_A, mv_B, mv_C\} \quad S_1 = \{mv_D, mv_E\} \quad S_2 = \{mv_F, mv_G\}$$

#### 【 0 1 5 2 】

ここで、 $mv_A$ は、前記周辺ブロック A の動きベクトル、 $mv_B$ は、前記周辺ブロック B の動きベクトル、 $mv_C$ は、前記周辺ブロック C の動きベクトル、 $mv_D$ は、前記周辺ブロック D の動きベクトル、 $mv_E$ は、前記周辺ブロック E の動きベクトル、 $mv_F$ は、前記周辺ブロック F の動きベクトル、 $mv_G$ は、前記周辺ブロック G の動きベクトルを表す。前記  $S_0$ は、第 1 のグループ、 $S_1$ は、第 2 のグループ、前記  $S_2$ は、第 3 のグループであると表すこともできる。

10

#### 【 0 1 5 3 】

エンコード装置 / デコード装置は、前記  $S_0$  から  $mv_0$  を導出でき、 $S_1$  から  $mv_1$  を導出でき、 $S_2$  から  $mv_2$  を導出でき、前記  $mv_0$ 、前記  $mv_1$ 、前記  $mv_2$  を含むアフィン M V P 候補を導出できる。前記アフィン M V P 候補は、前記コンストラクテッドアフィン候補を表すことができる。また、前記  $mv_0$  は、C P 0 の C P M V P 候補でありうるし、前記  $mv_1$  は、C P 1 の C P M V P 候補でありうるし、前記  $mv_2$  は、C P 2 の C P M V P 候補でありうる。

20

#### 【 0 1 5 4 】

ここで、前記  $mv_0$  に対する参照ピクチャは、前記現在ブロックの参照ピクチャと同一であります。すなわち、前記  $mv_0$  は、特定順序にしたがって前記  $S_0$  内の動きベクトルをチェックし、初めて確認された条件を満たす動きベクトルでありうる。前記条件は、動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものであります。前記特定順序は、前記  $S_0$  で前記周辺ブロック A 前記周辺ブロック B 前記周辺ブロック C でありうる。また、上述した順序以外の順序で行われることができ、上述した例に限定されないことができる。

30

#### 【 0 1 5 5 】

また、前記  $mv_1$  に対する参照ピクチャは、前記現在ブロックの参照ピクチャと同一であります。すなわち、前記  $mv_1$  は、特定順序にしたがって前記  $S_1$  内の動きベクトルをチェックし、初めて確認された条件を満たす動きベクトルでありうる。前記条件は、動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものであります。前記特定順序は、前記  $S_1$  で前記周辺ブロック D 前記周辺ブロック E でありうる。また、上述した順序以外の順序で行われることができ、上述した例に限定されないことができる。

40

#### 【 0 1 5 6 】

また、前記  $mv_2$  に対する参照ピクチャは、前記現在ブロックの参照ピクチャと同一であります。すなわち、前記  $mv_2$  は、特定順序にしたがって前記  $S_2$  内の動きベクトルをチェックし、初めて確認された条件を満たす動きベクトルでありうる。前記条件は、動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものであります。前記特定順序は、前記  $S_2$  で前記周辺ブロック F 前記周辺ブロック G でありうる。また、上述した順序以外の順序で行われることができ、上述した例に限定されないことができる。

#### 【 0 1 5 7 】

一方、前記  $mv_0$  及び前記  $mv_1$  のみ利用可能である場合、すなわち、前記  $mv_0$  及び前記  $mv_1$  のみ導出される場合、前記  $mv_2$  は、次の数式のように導出されることができる。

#### 【 0 1 5 8 】

##### 【数 8】

50

$$\overline{mv}_2^x = \overline{mv}_0^x - h \frac{(\overline{mv}_1^y - \overline{mv}_0^y)}{w}, \overline{mv}_2^y = \overline{mv}_0^y + h \frac{(\overline{mv}_1^x - \overline{mv}_0^x)}{w}$$

## 【 0 1 5 9 】

ここで、 $mv_2^x$ は、前記 $mv_2$ の $x$ 成分を示し、 $mv_2^y$ は、前記 $mv_2$ の $y$ 成分を示し、 $mv_0^x$ は、前記 $mv_0$ の $x$ 成分を示し、 $mv_0^y$ は、前記 $mv_0$ の $y$ 成分を示し、 $mv_1^x$ は、前記 $mv_1$ の $x$ 成分を示し、 $mv_1^y$ は、前記 $mv_1$ の $y$ 成分を示す。また、 $w$ は、前記現在ブロックの幅を示し、 $h$ は、前記現在ブロックの高さを示す。

## 【 0 1 6 0 】

一方、前記 $mv_0$ 及び前記 $mv_2$ のみ導出される場合、前記 $mv_1$ は、次の数式のように導出されることができる。

## 【 0 1 6 1 】

## 【 数 9 】

$$\overline{mv}_1^x = \overline{mv}_0^x + h \frac{(\overline{mv}_2^y - \overline{mv}_0^y)}{w}, \overline{mv}_1^y = \overline{mv}_0^y - h \frac{(\overline{mv}_2^x - \overline{mv}_0^x)}{w}$$

## 【 0 1 6 2 】

ここで、 $mv_1^x$ は、前記 $mv_1$ の $x$ 成分を示し、 $mv_1^y$ は、前記 $mv_1$ の $y$ 成分を示し、 $mv_0^x$ は、前記 $mv_0$ の $x$ 成分を示し、 $mv_0^y$ は、前記 $mv_0$ の $y$ 成分を示し、 $mv_2^x$ は、前記 $mv_2$ の $x$ 成分を示し、 $mv_2^y$ は、前記 $mv_2$ の $y$ 成分を示す。また、 $w$ は、前記現在ブロックの幅を示し、 $h$ は、前記現在ブロックの高さを示す。

## 【 0 1 6 3 】

また、利用可能な（`a v a i l a b l e`）前記継承されたアフィン候補及び／又は前記コンストラクテッドアフィン候補の数が2より小さい場合、既存HEVC標準のAMP過程が前記アフィンMVPリスト構成に適用されることができる。すなわち、利用可能な（`a v a i l a b l e`）前記継承されたアフィン候補及び／又はコンストラクテッドアフィン候補の数が2より小さい場合、既存HEVC標準でのMVP候補を構成する過程が行われ得る。

## 【 0 1 6 4 】

一方、上述したアフィンMVPリストを構成する実施形態等の順序図は、後述するとおりである。

## 【 0 1 6 5 】

図14は、アフィンMVPリストを構成する一例を例示的に示す。

## 【 0 1 6 6 】

図14に示すように、エンコード装置／デコード装置は、現在ブロックのアフィンMVPリストに継承された候補(`i n h e r i t e d c a n d i d a t e`)を追加できる(S1400)。前記継承された候補は、上述した継承されたアフィン候補を表すことができる。

## 【 0 1 6 7 】

具体的に、エンコード装置／デコード装置は、前記現在ブロックの周辺ブロックから最大2個の継承されたアフィン候補を導出できる(S1405)。ここで、前記周辺ブロックは、前記現在ブロックの左側周辺ブロックA0、左下側コーナ周辺ブロックA1、上側周辺ブロックB0、右上側コーナ周辺ブロックB1、及び左上側コーナ周辺ブロックB2を含むことができる。

## 【 0 1 6 8 】

例えば、エンコード装置／デコード装置は、周辺ブロック内の第1のブロックに基づいて前記現在ブロックの第1のアフィンMVP候補を導出できる。ここで、前記第1のブロックは、アフィン動きモデルで符号化できること、前記第1のブロックの参照ピクチ

10

20

30

40

50

やは、前記現在ブロックの参照ピクチャと同一でありうる。すなわち、前記第1のブロックは、特定順序にしたがって前記周辺ブロックをチェックし、初めて確認された条件を満たすブロックでありうる。前記条件は、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【0169】

その後、エンコード装置／デコード装置は、周辺ブロック内の第2のブロックに基づいて前記現在ブロックの第2のアフィンMVP候補を導出できる。ここで、前記第2のブロックは、アフィン動きモデルで符号化されることができ、前記第2のブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一でありうる。すなわち、前記第2のブロックは、特定順序にしたがって前記周辺ブロックをチェックし、2番目に確認された条件を満たすブロックでありうる。前記条件は、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

10

#### 【0170】

一方、前記特定順序は、左側周辺ブロックA0 左下側コーナ周辺ブロックA1 上側周辺ブロックB0 右上側コーナ周辺ブロックB1 左上側コーナ周辺ブロックB2 である。また、上述した順序以外の順序で行われることができ、上述した例に限定されないことができる。

#### 【0171】

エンコード装置／デコード装置は、現在ブロックのアフィンMVPリストにコンストラクテッド候補(`constructed candidate`)を追加できる(S1410)。前記コンストラクテッド候補は、上述したコンストラクテッドアフィン候補を表すことができる。前記コンストラクテッド候補は、コンストラクテッドアフィンMVP候補であると表すこともできる。利用可能な継承された候補の個数が2個より小さい場合、エンコード装置／デコード装置は、前記現在ブロックのアフィンMVPリストにコンストラクテッド候補(`constructed candidate`)を追加できる。例えば、エンコード装置／デコード装置は、1個のコンストラクテッドアフィン候補を導出できる。

20

#### 【0172】

一方、前記現在ブロックに適用されるアフィン動きモデルが6アフィン動きモデルであるか、または4アフィン動きモデルであるかによって前記コンストラクテッドアフィン候補を導出する方法が異なることができる。前記コンストラクテッド候補を導出する方法についての具体的な内容は、後述する。

30

#### 【0173】

エンコード装置／デコード装置は、現在ブロックのアフィンMVPリストにHEVC\_A MVP候補を追加できる(S1420)。利用可能な継承された候補及び／又はコンストラクテッド候補の個数が2個より小さい場合、エンコード装置／デコード装置は、前記現在ブロックのアフィンMVPリストにHEVC\_AMVP候補を追加できる。すなわち、利用可能な継承された候補及び／又はコンストラクテッド候補の個数が2個より小さい場合、エンコード装置／デコード装置は、既存HEVC標準でのMVP候補を構成する過程が行われ得る。

40

#### 【0174】

一方、前記コンストラクテッド候補を導出する方法は、次のとおりでありうる。

#### 【0175】

例えば、前記現在ブロックに適用されるアフィン動きモデルが6アフィン動きモデルである場合、図15に示された実施形態のように前記コンストラクテッド候補が導出され得る。

#### 【0176】

図15は、前記コンストラクテッド候補を導出する一例を示す。

#### 【0177】

図15に示すように、エンコード装置／デコード装置は、前記現在ブロックに対する $m_{v0}$ 、 $m_{v1}$ 、 $m_{v2}$ をチェックできる(S1500)。すなわち、エンコード装置／デコード装置は、前記現在ブロックの周辺ブロックで利用可能な $m_{v0}$ 、 $m_{v1}$ 、 $m_{v2}$ が存在する

50

か判断することができる。ここで、前記  $m v_0$  は、前記現在ブロックの C P 0 の C P M V P 候補でありうるし、前記  $m v_1$  は、C P 1 の C P M V P 候補でありうるし、前記  $m v_2$  は、C P 2 の C P M V P 候補でありうる。また、前記  $m v_0$ 、前記  $m v_1$ 、前記  $m v_2$  は、前記 C P 対する候補動きベクトルであると表すことができる。

#### 【 0 1 7 8 】

例えば、エンコード装置 / デコード装置は、第 1 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_0$  で導出することができる。すなわち、前記  $m v_0$  は、特定順序にしたがって前記第 1 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 1 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_0$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 1 のグループ内の周辺ブロック A から前記周辺ブロック B、前記周辺ブロック C への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

10

#### 【 0 1 7 9 】

また、例えば、エンコード装置 / デコード装置は、第 2 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_1$  で導出することができる。すなわち、前記  $m v_1$  は、特定順序にしたがって前記第 2 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 2 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_1$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 2 のグループ内の周辺ブロック D から前記周辺ブロック E への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

20

#### 【 0 1 8 0 】

また、例えば、エンコード装置 / デコード装置は、第 3 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_2$  で導出することができる。すなわち、前記  $m v_2$  は、特定順序にしたがって前記第 3 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 3 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_2$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 3 のグループ内の周辺ブロック F から前記周辺ブロック G への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

30

#### 【 0 1 8 1 】

一方、前記第 1 のグループは、周辺ブロック A の動きベクトル、周辺ブロック B の動きベクトル、周辺ブロック C の動きベクトルを含むことができ、前記第 2 のグループは、周辺ブロック D の動きベクトル、周辺ブロック E の動きベクトルを含むことができ、前記第 3 のグループは、周辺ブロック F の動きベクトル、周辺ブロック G の動きベクトルを含むことができる。前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポ

40

50

ジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

#### 【 0 1 8 2 】

前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ導出された場合、エンコード装置 / デコード装置は、上述した数式 8 に基づいて前記現在ブロックに対する  $m v_2$  を導出できる (S 1 5 1 0)。エンコード装置 / デコード装置は、上述した数式 8 に前記導出された  $m v_0$  及び前記  $m v_1$  を代入して前記  $m v_2$  を導出できる。10

#### 【 0 1 8 3 】

前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ導出された場合、エンコード装置 / デコード装置は、上述した数式 9 に基づいて前記現在ブロックに対する  $m v_1$  を導出できる (S 1 5 2 0)。エンコード装置 / デコード装置は、上述した数式 9 に前記導出された  $m v_0$  及び前記  $m v_2$  を代入して前記  $m v_1$  を導出できる。

#### 【 0 1 8 4 】

エンコード装置 / デコード装置は、前記導出された  $m v_0$ 、 $m v_1$ 、及び  $m v_2$  を前記現在ブロックのコンストラクテッド候補として導出することができる (S 1 5 3 0)。前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が利用可能である場合、すなわち、前記現在ブロックの周辺ブロックに基づいて前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が導出された場合、エンコード装置 / デコード装置は、前記導出された  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  を前記現在ブロックのコンストラクテッド候補として導出することができる。20

#### 【 0 1 8 5 】

また、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ導出された場合、エンコード装置 / デコード装置は、前記導出された  $m v_0$ 、前記  $m v_1$  と上述した数式 8 に基づいて導出された  $m v_2$  を前記現在ブロックの前記コンストラクテッド候補として導出することができる。30

#### 【 0 1 8 6 】

また、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ導出された場合、エンコード装置 / デコード装置は、前記導出された  $m v_0$ 、前記  $m v_2$  と上述した数式 9 に基づいて導出された  $m v_1$  を前記現在ブロックの前記コンストラクテッド候補として導出することができる。

#### 【 0 1 8 7 】

また、例えば、前記現在ブロックに適用されるアフィン動きモデルが 4 アフィン動きモデルである場合、図 15 に示された実施形態のように前記コンストラクテッド候補が導出され得る。40

#### 【 0 1 8 8 】

図 16 は、前記コンストラクテッド候補を導出する一例を示す。

#### 【 0 1 8 9 】

図 16 に示すように、エンコード装置 / デコード装置は、前記現在ブロックに対する  $m v_0$ 、 $m v_1$ 、 $m v_2$  をチェックできる (S 1 6 0 0)。すなわち、エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックで利用可能な  $m v_0$ 、 $m v_1$ 、 $m v_2$  が存在するか判断することができる。ここで、前記  $m v_0$  は、前記現在ブロックの C P 0 の C P M V P 候補でありうるし、前記  $m v_1$  は、C P 1 の C P M V P 候補でありうるし、前記  $m v_2$  は、C P 2 の C P M V P 候補でありうる。

#### 【 0 1 9 0 】

10

20

30

40

50

例えば、エンコード装置／デコード装置は、第1のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置／デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記m v<sub>0</sub>で導出することができる。すなわち、前記m v<sub>0</sub>は、特定順序にしたがって前記第1のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第1のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能なm v<sub>0</sub>は存在しないことができる。ここで、例えば、前記特定順序は、前記第1のグループ内の周辺ブロックAから前記周辺ブロックB、前記周辺ブロックCへの順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【0191】

また、例えば、エンコード装置／デコード装置は、第2のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置／デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記m v<sub>1</sub>で導出することができる。すなわち、前記m v<sub>1</sub>は、特定順序にしたがって前記第2のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第2のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能なm v<sub>1</sub>は存在しないことができる。ここで、例えば、前記特定順序は、前記第2のグループ内の周辺ブロックDから前記周辺ブロックEへの順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【0192】

また、例えば、エンコード装置／デコード装置は、第3のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置／デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記m v<sub>2</sub>で導出することができる。すなわち、前記m v<sub>2</sub>は、特定順序にしたがって前記第3のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第3のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能なm v<sub>2</sub>は存在しないことができる。ここで、例えば、前記特定順序は、前記第3のグループ内の周辺ブロックFから前記周辺ブロックGへの順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【0193】

一方、前記第1のグループは、周辺ブロックAの動きベクトル、周辺ブロックBの動きベクトル、周辺ブロックCの動きベクトルを含むことができ、前記第2のグループは、周辺ブロックDの動きベクトル、周辺ブロックEの動きベクトルを含むことができ、前記第3のグループは、周辺ブロックFの動きベクトル、周辺ブロックGの動きベクトルを含むことができる。前記周辺ブロックAは、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロックBは、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロックCは、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロックDは、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロックEは、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ、前記周辺ブロックFは、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロックGは、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

10

20

30

40

50

**【 0 1 9 4 】**

前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ利用可能である場合または前記現在ブロックに対する前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  のみ導出された場合または前記現在ブロックに対する前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が導出された場合、エンコード装置 / デコード装置は、前記導出された  $m v_0$ 、前記  $m v_1$  を前記現在ブロックのコンストラクテッド候補として導出することができる (S 1 6 1 0)。

**【 0 1 9 5 】**

一方、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_2$  のみ導出された場合、エンコード装置 / デコード装置は、上述した数式 9 に基づいて前記現在ブロックに対する  $m v_1$  を導出できる (S 1 6 2 0)。エンコード装置 / デコード装置は、上述した数式 9 に前記導出された  $m v_0$  及び前記  $m v_2$  を代入して前記  $m v_1$  を導出できる。

10

**【 0 1 9 6 】**

その後、エンコード装置 / デコード装置は、前記導出された  $m v_0$  及び  $m v_1$  を前記現在ブロックのコンストラクテッド候補として導出することができる (S 1 6 1 0)。

**【 0 1 9 7 】**

一方、本文書では、前記継承されたアフィン候補を導出する他の実施形態が提案される。提案される実施形態は、継承されたアフィン候補を導出するにあたって演算の複雑度を減らして符号化性能を向上させることができる。

20

**【 0 1 9 8 】**

図 17 は、継承されたアフィン候補を導出するためにスキャニングされる周辺ブロック位置を例示的に示す。

**【 0 1 9 9 】**

エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックから最大 2 個の継承されたアフィン候補を導出できる。図 17 は、前記継承されたアフィン候補のための前記周辺ブロックを表すことができる。例えば、前記周辺ブロックは、図 17 に示された周辺ブロック A 及び周辺ブロック B を含むことができる。前記周辺ブロック A は、上述した左側周辺ブロック A 0 を表すことができ、前記周辺ブロック B は、上述した上側周辺ブロック B 0 を表すことができる。

30

**【 0 2 0 0 】**

例えば、エンコード装置 / デコード装置は、前記周辺ブロックを特定順序で利用可能であるかチェックすることができ、初めて確認された利用可能な周辺ブロックに基づいて前記現在ブロックの継承されたアフィン候補を導出できる。すなわち、エンコード装置 / デコード装置は、前記周辺ブロックを特定順序で特定条件を満たすかチェックすることができ、初めて確認された利用可能な周辺ブロックに基づいて前記現在ブロックの継承されたアフィン候補を導出できる。また、エンコード装置 / デコード装置は、2 番目に確認された特定条件を満たす周辺ブロックに基づいて前記現在ブロックの継承されたアフィン候補を導出できる。すなわち、エンコード装置 / デコード装置は、2 番目に確認された特定条件を満たす周辺ブロックに基づいて前記現在ブロックの継承されたアフィン候補を導出できる。ここで、利用可能さは、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。すなわち、前記特定条件は、アフィン動きモデルで符号化され、ブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。また、例えば、前記特定順序は、前記周辺ブロック A 前記周辺ブロック B でありうる。一方、2 つの継承されたアフィン候補（すなわち、導出された継承されたアフィン候補等）間のブルーニングチェック過程は行われないことができる。前記ブルーニングチェック過程は、互いに同一であるか否かをチェックし、同一の候補である場合、最終順序で導出された候補を除去する過程を表すことができる。

40

**【 0 2 0 1 】**

上述した実施形態は、既存の周辺ブロック（すなわち、周辺ブロック A、周辺ブロック B

50

、周辺ブロック C、周辺ブロック D、周辺ブロック E ) を全てチェックして前記継承されたアフィン候補を導出する代わりに、2 個の周辺ブロック ( すなわち、周辺ブロック A、周辺ブロック B ) だけをチェックして前記継承されたアフィン候補を導出する方法を提案する。ここで、前記周辺ブロック C は、上述した右上側コーナ周辺ブロック B 1 を表すことができ、前記周辺ブロック D は、上述した左下側コーナ周辺ブロック A 1 を表すことができ、前記周辺ブロック E は、上述した左上側コーナ周辺ブロック B 2 を表すことができる。

#### 【 0 2 0 2 】

アフィンインター予測による前記周辺ブロックと現在ブロックとの間の空間的相関度 ( s p a t i a l c o r r e l a t i o n ) を分析するために、各周辺ブロックが、アフィン予測が適用された場合に前記現在ブロックにアフィン予測が適用される確率が参照され得る。各周辺ブロックが、アフィン予測が適用された場合に前記現在ブロックにアフィン予測が適用される確率は、次の表のように導出されることができる。

#### 【 0 2 0 3 】

【表 2】

参照ブロック	A	B	C	D	E
確率	65%	41%	5%	3%	1%

#### 【 0 2 0 4 】

前記表 2 を参照すれば、前記周辺ブロックのうち、周辺ブロック A 及び前記周辺ブロック B の前記現在ブロックに対する空間的相関度が高いことを確認できる。したがって、空間的相関度が高い周辺ブロック A 及び周辺ブロック B だけを使用して前記継承されたアフィン候補を導出する実施形態を介してプロセッシングタイムを減らしながらも高いデコード性能を導出できるという効果を得ることができる。

#### 【 0 2 0 5 】

一方、前記プルーニングチェック過程は、候補リストに同じ候補が存在することを防止するために行われることができる。前記プルーニングチェック過程は、リダンダント ( r e d u n d a n c y ) をなくすことができるところ、エンコード効率上、利点が発生され得るが、プルーニングチェック過程を行うことによって演算の複雑度が増加するという短所がある。特に、アフィン候補に対するプルーニングチェック過程は、アフィンタイプ ( 例えば、アフィン動きモデルが 4 アフィン動きモデルであるか、6 アフィン動きモデルであるか ) 、参照ピクチャ ( または、参照ピクチャインデックス ) 、 C P 0 、 C P 1 、 C P 2 の M V に対して行われなければならないので、演算の複雑度が非常に高い。したがって、本実施形態は、前記周辺ブロック A に基づいて導出された継承されたアフィン候補 ( 例えば、 i n h e r i t e d \_ A ) と前記周辺ブロック B に基づいて導出された継承されたアフィン候補 ( 例えば、 i n h e r i t e d \_ B ) との間のプルーニングチェック過程を行わない方法を提案する。周辺ブロック A 、周辺ブロック B の場合、距離が遠く、したがって、空間的相関度が低いため、前記 i n h e r i t e d \_ A と前記 i n h e r i t e d \_ B とは、同一である可能性は低い。したがって、前記継承されたアフィン候補間のプルーニングチェック過程は、行わないことが妥当でありうる。

#### 【 0 2 0 6 】

または、上記のような根拠にて最小限のプルーニングチェック過程を行う方法が提案されることもできる。例えば、エンコード装置 / デコード装置は、前記継承されたアフィン候補の C P 0 の M V などだけを比較してプルーニングチェック過程を行うことができる。

#### 【 0 2 0 7 】

また、本文書では、上述した実施形態と異なるコンストラクテッド候補を導出する方法が提案される。提案される実施形態は、上述したコンストラクテッド候補を導出する実施形態に比べて複雑度を減らして符号化性能を向上させることができる。前記提案される実施形態は、後述するとおりである。また、前記継承されたアフィン候補の利用可能な個数が 2 より小さい場合 ( すなわち、導出された継承されたアフィン候補の個数が 2 より小さい

10

20

30

40

50

場合)、コンストラクテッドアフィン候補 (constructed affine candidate) が考慮され得る。

#### 【0208】

例えば、エンコード装置 / デコード装置は、前記現在ブロックに対する  $m v_0$ 、 $m v_1$ 、 $m v_2$  をチェックできる。すなわち、エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックで利用可能な  $m v_0$ 、 $m v_1$ 、 $m v_2$  が存在するか判断することができる。ここで、前記  $m v_0$  は、前記現在ブロックの  $C P_0$  の  $C P M V P$  候補でありうるし、前記  $m v_1$  は、 $C P_1$  の  $C P M V P$  候補でありうるし、前記  $m v_2$  は、 $C P_2$  の  $C P M V P$  候補でありうる。

#### 【0209】

具体的に、前記現在ブロックの周辺ブロックは、3個のグループに分けられることができ、前記周辺ブロックは、周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E、周辺ブロック F、及び周辺ブロック G を含むことができる。前記第1のグループは、周辺ブロック A の動きベクトル、周辺ブロック B の動きベクトル、周辺ブロック C の動きベクトルを含むことができ、前記第2のグループは、周辺ブロック D の動きベクトル、周辺ブロック E の動きベクトルを含むことができ、前記第3のグループは、周辺ブロック F の動きベクトル、周辺ブロック G の動きベクトルを含むことができ。前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

#### 【0210】

エンコード装置 / デコード装置は、前記第1のグループで利用可能な  $m v_0$  が存在するか判断することができ、前記第2のグループで利用可能な  $m v_1$  が存在するか判断することができ、前記第3のグループで利用可能な  $m v_2$  が存在するか判断することができる。

#### 【0211】

具体的に、例えば、エンコード装置 / デコード装置は、第1のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_0$  で導出することができる。すなわち、前記  $m v_0$  は、特定順序にしたがって前記第1のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第1のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_0$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第1のグループ内の周辺ブロック A から前記周辺ブロック B、前記周辺ブロック C への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【0212】

また、エンコード装置 / デコード装置は、第2のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_1$  で導出することができる。すなわち、前記  $m v_1$  は、特定順序にしたがって前記第2のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第2のグループ内の前記周辺ブロックの動

10

20

30

40

50

きベクトルが前記特定条件を満たさない場合、利用可能な $m v_1$ は存在しないことができる。ここで、例えば、前記特定順序は、前記第2のグループ内の周辺ブロックDから前記周辺ブロックEへの順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものである。

#### 【0213】

また、エンコード装置／デコード装置は、第3のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置／デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記 $m v_2$ で導出することができる。すなわち、前記 $m v_2$ は、特定順序にしたがって前記第3のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第3のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な $m v_2$ は存在しないことができる。ここで、例えば、前記特定順序は、前記第3のグループ内の周辺ブロックFから前記周辺ブロックGへの順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものである。

10

#### 【0214】

その後、前記現在ブロックに適用されるアフィン動きモデルが4アフィン動きモデルである場合、前記現在ブロックに対する $m v_0$ 及び $m v_1$ が利用可能であれば、エンコード装置／デコード装置は、前記導出された $m v_0$ 及び $m v_1$ を前記現在ブロックのコンストラクテッド候補として導出することができる。一方、前記現在ブロックに対する $m v_0$ 及び／又は $m v_1$ が利用可能でない場合、すなわち、前記現在ブロックの周辺ブロックから $m v_0$ 及び $m v_1$ のうち、少なくとも1つが導出されない場合、エンコード装置／デコード装置は、前記現在ブロックのアフィンMVPリストにコンストラクテッド候補を追加しないことができる。

20

#### 【0215】

また、前記現在ブロックに適用されるアフィン動きモデルが6アフィン動きモデルである場合、前記現在ブロックに対する $m v_0$ 、 $m v_1$ 、及び $m v_2$ が利用可能であれば、エンコード装置／デコード装置は、前記導出された $m v_0$ 、 $m v_1$ 、及び $m v_2$ を前記現在ブロックのコンストラクテッド候補として導出することができる。一方、前記現在ブロックに対する $m v_0$ 、 $m v_1$ 、及び／又は $m v_2$ が利用可能でない場合、すなわち、前記現在ブロックの周辺ブロックから $m v_0$ 、 $m v_1$ 、及び $m v_2$ のうち、少なくとも1つが導出されない場合、エンコード装置／デコード装置は、前記現在ブロックのアフィンMVPリストにコンストラクテッド候補を追加しないことができる。

30

#### 【0216】

上述した提案された実施形態は、前記現在ブロックのアフィン動きモデルを生成するためのCPの動きベクトルが全て利用可能である場合にのみコンストラクテッド候補として考慮する方法である。ここで、利用可能さ(a available)の意味は、周辺ブロックの参照ピクチャと現在ブロックの参照ピクチャとが同一であることを表すことができる。すなわち、前記コンストラクテッド候補は、前記現在ブロックのCPの各々に対する周辺ブロックの動きベクトルのうち、前記条件を満たす動きベクトルが存在する場合にのみ導出されることがある。したがって、前記現在ブロックに適用されるアフィン動きモデルが4アフィン動きモデルである場合、前記現在ブロックのCP0とCP1のMV等(すなわち、前記 $m v_0$ 及び前記 $m v_1$ )が利用可能である場合にのみ前記コンストラクテッド候補が考慮され得る。また、前記現在ブロックに適用されるアフィン動きモデルが6アフィン動きモデルである場合、前記現在ブロックのCP0、CP1、CP2のMV等(すなわち、前記 $m v_0$ 、前記 $m v_1$ 、及び前記 $m v_2$ )が利用可能である場合にのみ前記コンストラクテッド候補が考慮され得る。したがって、提案された実施形態によれば、上述した数式8または数式9に基づいてCPに対する動きベクトルを導出する追加的な構成が必要で

40

50

ないことがある。これを介して前記コンストラクテッド候補を導出するための演算の複雑度を減らすことができる。また、ただ同じ参照ピクチャを有する C P M V P 候補が利用可能である場合のみを限定して前記コンストラクテッド候補が決定されるところ、全般的な符号化性能を向上させることができる。

#### 【 0 2 1 7 】

一方、導出された継承されたアフィン候補と前記コンストラクテッドアフィン候補との間のプルーニングチェック過程は行われないことができる。前記プルーニングチェック過程は、互いに同一であるか否かをチェックし、同一の候補である場合、最終順序で導出された候補を除去する過程を表すことができる。

#### 【 0 2 1 8 】

上述した実施形態は、図 1 8 及び図 1 9 のように示すことができる。

#### 【 0 2 1 9 】

図 1 8 は、前記現在ブロックに 4 アフィン動きモデルが適用される場合に、前記コンストラクテッド候補を導出する一例を示す。

#### 【 0 2 2 0 】

図 1 8 に示すように、エンコード装置 / デコード装置は、前記現在ブロックに対する  $m v_0$  、  $m v_1$  が利用可能であるか判断することができる (S 1 8 0 0) 。すなわち、エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックで利用可能な  $m v_0$  、  $m v_1$  が存在するか判断することができる。ここで、前記  $m v_0$  は、前記現在ブロックの C P 0 の C P M V P 候補でありうるし、前記  $m v_1$  は、 C P 1 の C P M V P 候補でありうる。

#### 【 0 2 2 1 】

エンコード装置 / デコード装置は、第 1 のグループで利用可能な  $m v_0$  が存在するか判断することができ、第 2 のグループで利用可能な  $m v_1$  が存在するか判断することができる。

#### 【 0 2 2 2 】

具体的に、前記現在ブロックの周辺ブロックは、3 個のグループに分けられることができ、前記周辺ブロックは、周辺ブロック A 、周辺ブロック B 、周辺ブロック C 、周辺ブロック D 、周辺ブロック E 、周辺ブロック F 、及び周辺ブロック G を含むことができる。前記第 1 のグループは、周辺ブロック A の動きベクトル、周辺ブロック B の動きベクトル、周辺ブロック C の動きベクトルを含むことができ、前記第 2 のグループは、周辺ブロック D の動きベクトル、周辺ブロック E の動きベクトルを含むことができ、前記第 3 のグループは、周辺ブロック F の動きベクトル、周辺ブロック G の動きベクトルを含むことができる。前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

#### 【 0 2 2 3 】

エンコード装置 / デコード装置は、前記第 1 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_0$  で導出することができる。すなわち、前記  $m v_0$  は、特定順序にしたがって前記第 1 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 1 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_0$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 1 のグループ内の周辺ブロック A から前記周

10

20

30

40

50

辺ブロック B、前記周辺ブロック C への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

#### 【 0 2 2 4 】

また、エンコード装置 / デコード装置は、前記第 2 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_1$  で導出することができる。すなわち、前記  $m v_1$  は、特定順序にしたがって前記第 2 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 2 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_1$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 2 のグループ内の周辺ブロック D から前記周辺ブロック E への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

10

#### 【 0 2 2 5 】

前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  が利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$  及び前記  $m v_1$  が導出された場合、エンコード装置 / デコード装置は、前記導出された  $m v_0$  及び  $m v_1$  を前記現在ブロックのコンストラクテッド候補として導出することができる (S 1 8 1 0)。一方、前記現在ブロックに対する  $m v_0$  及び / 又は  $m v_1$  が利用可能でない場合、すなわち、前記現在ブロックの周辺ブロックから  $m v_0$  及び  $m v_1$  のうち、少なくとも 1 つが導出されない場合、エンコード装置 / デコード装置は、前記現在ブロックのアフィン M V P リストにコンストラクテッド候補を追加しないことができる。

20

#### 【 0 2 2 6 】

一方、導出された継承されたアフィン候補と前記コンストラクテッドアフィン候補との間のプルーニングチェック過程は行われないことができる。前記プルーニングチェック過程は、互いに同一であるか否かをチェックし、同一の候補である場合、最終順序で導出された候補を除去する過程を表すことができる。

#### 【 0 2 2 7 】

図 19 は、前記現在ブロックに 6 アフィン動きモデルが適用される場合に、前記コンストラクテッド候補を導出する一例を示す。

30

#### 【 0 2 2 8 】

図 19 に示すように、エンコード装置 / デコード装置は、前記現在ブロックに対する  $m v_0$  、  $m v_1$  、  $m v_2$  が利用可能であるか判断することができる (S 1 9 0 0)。すなわち、エンコード装置 / デコード装置は、前記現在ブロックの周辺ブロックで利用可能な  $m v_0$  、  $m v_1$  、  $m v_2$  が存在するか判断することができる。ここで、前記  $m v_0$  は、前記現在ブロックの C P 0 の C P M V P 候補でありうるし、前記  $m v_1$  は、 C P 1 の C P M V P 候補でありうるし、前記  $m v_2$  は、 C P 2 の C P M V P 候補でありうる。

40

#### 【 0 2 2 9 】

エンコード装置 / デコード装置は、第 1 のグループで利用可能な  $m v_0$  が存在するか判断することができ、第 2 のグループで利用可能な  $m v_1$  が存在するか判断することができ、第 3 のグループで利用可能な  $m v_2$  が存在するか判断することができる。

#### 【 0 2 3 0 】

具体的に、前記現在ブロックの周辺ブロックは、3 個のグループに分けられることができ、前記周辺ブロックは、周辺ブロック A、周辺ブロック B、周辺ブロック C、周辺ブロック D、周辺ブロック E、周辺ブロック F、及び周辺ブロック G を含むことができる。前記第 1 のグループは、周辺ブロック A の動きベクトル、周辺ブロック B の動きベクトル、周辺ブロック C の動きベクトルを含むことができ、前記第 2 のグループは、周辺ブロック D の動きベクトル、周辺ブロック E の動きベクトルを含むことができ、前記第 3 のグループ

50

は、周辺ブロック F の動きベクトル、周辺ブロック G の動きベクトルを含むことができる。前記周辺ブロック A は、前記現在ブロックの左上端サンプルポジションの左上端に位置する周辺ブロックを表すことができ、前記周辺ブロック B は、前記現在ブロックの左上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック C は、前記現在ブロックの左上端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック D は、前記現在ブロックの右上端サンプルポジションの上端に位置する周辺ブロックを表すことができ、前記周辺ブロック E は、前記現在ブロックの右上端サンプルポジションの右上端に位置する周辺ブロックを表すことができ、前記周辺ブロック F は、前記現在ブロックの左下端サンプルポジションの左端に位置する周辺ブロックを表すことができ、前記周辺ブロック G は、前記現在ブロックの左下端サンプルポジションの左下端に位置する周辺ブロックを表すことができる。

10

#### 【 0 2 3 1 】

エンコード装置 / デコード装置は、前記第 1 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_0$  で導出することができる。すなわち、前記  $m v_0$  は、特定順序にしたがって前記第 1 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 1 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_0$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 1 のグループ内の周辺ブロック A から前記周辺ブロック B、前記周辺ブロック C への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

20

#### 【 0 2 3 2 】

また、エンコード装置 / デコード装置は、前記第 2 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_1$  で導出することができる。すなわち、前記  $m v_1$  は、特定順序にしたがって前記第 2 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 2 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_1$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 2 のグループ内の周辺ブロック D から前記周辺ブロック E への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

30

#### 【 0 2 3 3 】

また、エンコード装置 / デコード装置は、前記第 3 のグループ内の周辺ブロックの動きベクトルを特定順序にしたがって特定条件を満たすかチェックすることができる。エンコード装置 / デコード装置は、前記チェック過程で初めて確認された条件を満たす周辺ブロックの動きベクトルを前記  $m v_2$  で導出することができる。すなわち、前記  $m v_2$  は、特定順序にしたがって前記第 3 のグループ内の動きベクトルをチェックし、初めて確認された前記特定条件を満たす動きベクトルでありうる。前記第 3 のグループ内の前記周辺ブロックの動きベクトルが前記特定条件を満たさない場合、利用可能な  $m v_2$  は存在しないことができる。ここで、例えば、前記特定順序は、前記第 3 のグループ内の周辺ブロック F から前記周辺ブロック G への順序でありうる。また、例えば、前記特定条件は、周辺ブロックの動きベクトルに対する参照ピクチャが前記現在ブロックの参照ピクチャと同一のものでありうる。

40

#### 【 0 2 3 4 】

前記現在ブロックに対する前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が利用可能である場合、すなわち、前記現在ブロックに対する前記  $m v_0$ 、前記  $m v_1$ 、及び前記  $m v_2$  が導出さ

50

れた場合、エンコード装置／デコード装置は、前記導出された $m v_0$ 、 $m v_1$ 、及び $m v_2$ を前記現在ブロックのコンストラクテッド候補として導出することができる（S 1 9 1 0）。一方、前記現在ブロックに対する $m v_0$ 、 $m v_1$ 、及び／又は $m v_2$ が利用可能でない場合、すなわち、前記現在ブロックの周辺ブロックから $m v_0$ 、 $m v_1$ 、及び $m v_2$ のうち、少なくとも1つが導出されない場合、エンコード装置／デコード装置は、前記現在ブロックのアフィンMVPリストにコンストラクテッド候補を追加しないことができる。

#### 【0 2 3 5】

一方、導出された継承されたアフィン候補と前記コンストラクテッドアフィン候補との間のプルーニングチェック過程は行われないことができる。

#### 【0 2 3 6】

一方、導出されたアフィン候補の個数が2より小さい場合（すなわち、継承されたアフィン候補及び／又はコンストラクテッドアフィン候補の個数が2個より小さい場合）、前記現在ブロックのアフィンMVPリストにHEVC AMVP候補が追加され得る。

#### 【0 2 3 7】

例えば、前記HEVC AMVP候補は、次の順序で導出されることができる。

#### 【0 2 3 8】

具体的に、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV0が利用可能である場合、前記CPMV0が前記アフィンMVP候補として使用されることができる。すなわち、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV0が利用可能である場合（すなわち、導出されたアフィン候補の個数が2より小さく、前記コンストラクテッドアフィン候補のCPMV0が導出された場合）、前記コンストラクテッドアフィン候補のCPMV0をCPMV0、CPMV1、CPMV2で含む第1のアフィンMVP候補が導出され得る。

#### 【0 2 3 9】

また、次に、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV1が利用可能である場合、前記CPMV1が前記アフィンMVP候補として使用されることができる。すなわち、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV1が利用可能である場合（すなわち、導出されたアフィン候補の個数が2より小さく、前記コンストラクテッドアフィン候補のCPMV1が導出された場合）、前記コンストラクテッドアフィン候補のCPMV1をCPMV0、CPMV1、CPMV2で含む第2のアフィンMVP候補が導出され得る。

#### 【0 2 4 0】

また、次に、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV2が利用可能である場合、前記CPMV2が前記アフィンMVP候補として使用されることができる。すなわち、導出されたアフィン候補の個数が2より小さい場合に、前記コンストラクテッドアフィン候補のCPMV2が利用可能である場合（すなわち、導出されたアフィン候補の個数が2より小さく、前記コンストラクテッドアフィン候補のCPMV2が導出された場合）、前記コンストラクテッドアフィン候補のCPMV2をCPMV0、CPMV1、CPMV2で含む第3のアフィンMVP候補が導出され得る。

#### 【0 2 4 1】

また、次に、導出されたアフィン候補の個数が2より小さい場合、HEVC TMVP（Temporal Motion Vector Predictor）が前記アフィンMVP候補として使用されることができる。前記HEVC TMVPは、前記現在ブロックの時間的周辺ブロックの動き情報に基づいて導出されることができる。すなわち、導出されたアフィン候補の個数が2より小さい場合、前記現在ブロックの時間的周辺ブロックの動きベクトルをCPMV0、CPMV1、CPMV2で含む第3のアフィンMVP候補が導出され得る。前記時間的周辺ブロックは、前記現在ブロックに対応する同一位置ピクチ

10

20

30

40

50

ヤ ( collocated picture ) 内の同一位置ブロック ( collocated block ) を表すことができる。

#### 【 0 2 4 2 】

また、次に、導出されたアフィン候補の個数が 2 より小さい場合、ゼロ動きベクトル ( zero motion vector, zero MV ) が前記アフィン MVP 候補として使用されることができる。すなわち、導出されたアフィン候補の個数が 2 より小さい場合、前記ゼロ動きベクトルを CPMV0、CPMV1、CPMV2 で含む第 3 のアフィン MVP 候補が導出され得る。前記ゼロ動きベクトルは、値が 0 である動きベクトルを表すことができる。

#### 【 0 2 4 3 】

これは、コンストラクテッドアフィン候補の CPMV を使用するステップは、コンストラクテッドアフィン候補生成のために、既に考慮された MV を再使用するものであるから、既存の HEVC AMVP 候補を導出する方法に比べて複雑度を下げることができる。

#### 【 0 2 4 4 】

一方、本文書は、前記継承されたアフィン候補を導出する他の実施形態を提案する。

#### 【 0 2 4 5 】

前記継承されたアフィン候補を導出するためには、周辺ブロックのアフィン予測情報が必要であり、具体的に、次のようなアフィン予測情報が必要である。

#### 【 0 2 4 6 】

1) 前記周辺ブロックのアフィン予測基盤エンコードが適用されたか否かを表すアフィンフラグ ( affine\_flag )

#### 【 0 2 4 7 】

2) 前記周辺ブロックの動き情報

#### 【 0 2 4 8 】

前記周辺ブロックに 4 アフィン動きモデルが適用された場合、前記周辺ブロックの動き情報は、CP0 に対する L0 動き情報及び L1 動き情報と、CP1 に対する L0 動き情報及び L1 動き情報とを含むことができる。また、前記周辺ブロックに 6 アフィン動きモデルが適用された場合、前記周辺ブロックの動き情報は、CP0 に対する L0 動き情報及び L1 動き情報、及び CP2 に対する L0 動き情報及び L1 動き情報を含むことができる。ここで、前記 L0 動き情報は、L0 ( List 0 ) に対する動き情報を表すことができ、前記 L1 動き情報は、L1 ( List 1 ) に対する動き情報を表すことができる。前記 L0 動き情報は、L0 参照ピクチャインデックス及び L0 動きベクトルを含むことができ、前記 L1 動き情報は、L1 参照ピクチャインデックス及び L1 動きベクトルを含むことができる。

#### 【 0 2 4 9 】

上述した内容のように、アフィン予測の場合、格納されなければならない情報の量が多く、したがって、エンコード装置 / デコード装置における実際の実装においてハードウェア費用を増加させる主な原因となることができる。特に、周辺ブロックが現在ブロックの上側に位置し、CTU バウンダリ ( boundary ) である場合、前記周辺ブロックのアフィン予測関連情報を格納するために、ラインバッファ ( line buffer ) が使用されるべきであるところ、費用的問題がより大きく発生する可能性がある。前記問題は、以下、ラインバッファイシュー ( line buffer issue ) と表すことができる。これに、本文書は、ラインバッファにアフィン予測関連情報が格納されないか、減らすことによってハードウェア費用を最小化し、継承されたアフィン候補を導出する実施形態を提案する。提案される実施形態は、前記継承されたアフィン候補を導出するにあたって、演算の複雑度を減らして符号化性能を向上させることができる。一方、参考として、ラインバッファには既に 4 × 4 サイズブロックの動き情報が格納されており、前記アフィン予測関連情報が追加に格納される場合、格納情報量が既存格納量に対して 3 倍増加することができる。

#### 【 0 2 5 0 】

10

20

30

40

50

本実施形態では、ラインバッファに追加的にアフィン予測に対するいかなる情報も格納しないことができ、前記継承されたアフィン候補の生成のために、ラインバッファ内の情報が参照されなければならない場合、前記継承されたアフィン候補の生成が制限され得る。

#### 【0251】

図20a～図20bは、前記継承されたアフィン候補を導出する実施形態を例示的に示す。

#### 【0252】

図20aに示すように、前記現在ブロックの周辺ブロックB（すなわち、前記現在ブロックの上側周辺ブロック）が前記現在ブロックと同じCTU（すなわち、現在CTU）に存在しない場合、前記継承されたアフィン候補の生成のために、前記周辺ブロックBは使用されないことがある。一方、周辺ブロックAも、前記現在ブロックと同じCTUに存在しないが、前記周辺ブロックAに関する情報は、ラインバッファに格納されないとところ、前記継承されたアフィン候補の生成のために使用されることができる。したがって、本実施形態では、前記現在ブロックの上側周辺ブロックが前記現在ブロックと同じCTUに含まれる場合にのみ、前記継承されたアフィン候補を導出するために使用されることがある。また、前記現在ブロックの上側周辺ブロックが前記現在ブロックと同じCTUに含まれない場合、前記上側周辺ブロックは、前記継承されたアフィン候補を導出するために使用されないことがある。

10

#### 【0253】

図20bに示すように、前記現在ブロックの周辺ブロックB（すなわち、前記現在ブロックの上側周辺ブロック）が前記現在ブロックと同じCTUに存在することができる。この場合、エンコード装置／デコード装置は、前記周辺ブロックBを参照して前記継承されたアフィン候補を生成できる。

20

#### 【0254】

図21は、本文書に係るエンコード装置による画像エンコード方法の概略を示す。図21において開示された方法は、図2において開示されたエンコード装置によって行われることができる。具体的に、例えば、図21のS2100ないしS2120は、前記エンコード装置の予測部によって行われることができ、S2130は、前記エンコード装置の減算部によって行われることができ、S2140は、前記エンコード装置のエントロピーエンコード部によって行われることができる。また、例えば、図示されてはいないが、前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出する過程は、前記エンコード装置の予測部によって行われることができ、前記現在ブロックに対する原本サンプルと予測サンプルとに基づいて前記現在ブロックに対するレシデュアルサンプルを導出する過程は、前記エンコード装置の減算部によって行われることができ、前記レシデュアルサンプルに基づいて前記現在ブロックに対するレシデュアルに関する情報を生成する過程は、前記エンコード装置の変換部によって行われることができ、前記レシデュアルに関する情報をエンコードする過程は、前記エンコード装置のエントロピーエンコード部によって行われることができる。

30

#### 【0255】

エンコード装置は、現在ブロックに対するアフィン（affine）動きベクトル予測子（Motion Vector Predictor、MVP）候補リストを構成する（S2100）。エンコード装置は、前記現在ブロックに対するアフィンMVP候補を含むアフィンMVP候補リストを構成できる。前記アフィンMVP候補リストの前記アフィンMVP候補の最大個数は2でありうる。

40

#### 【0256】

また、一例として、前記アフィンMVP候補リストは、継承された（inherited）アフィンMVP候補を含むことができる。エンコード装置は、前記現在ブロックの継承された（inherited）アフィンMVP候補が利用可能であるかチェックすることができ、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補が導出され得る。例えば、前記継承されたアフィンMVP候補は、前記現在ブロックの周辺ブロックに基づいて導出されることができ、前記継承されたアフィンM

50

V P 候補の最大個数は 2 でありうる。前記周辺ブロックは、特定順序で利用可能であるかチェックできることとができる、チェックされた利用可能な周辺ブロックに基づいて前記継承されたアフィンM V P 候補が導出され得る。すなわち、前記周辺ブロックは、特定順序で利用可能であるかチェックできることとができる、初めてチェックされた利用可能な周辺ブロックに基づいて第 1 の継承されたアフィンM V P 候補が導出され得るし、2 番目にチェックされた利用可能な周辺ブロックに基づいて第 2 の継承されたアフィンM V P 候補が導出され得る。前記利用可能さは、アフィン動きモデルで符号化され、周辺ブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一であることを表すことができる。すなわち、利用可能な周辺ブロックは、アフィン動きモデルで符号化され（すなわち、アフィン予測が適用され）、参照ピクチャが前記現在ブロックの参照ピクチャと同一の周辺ブロックでありうる。具体的に、エンコード装置は、前記初めてチェックされた利用可能な周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックの C P に対する動きベクトルを導出でき、前記動きベクトルを C P M V P 候補として含む前記第 1 の継承されたアフィンM V P 候補を導出できる。また、エンコード装置は、前記 2 番目にチェックされた利用可能な周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックの C P に対する動きベクトルを導出でき、前記動きベクトルを C P M V P 候補として含む前記第 2 の継承されたアフィンM V P 候補を導出できる。前記アフィン動きモデルは、上述した式 1 または式 3 のように導出されることができる。

#### 【 0 2 5 7 】

また、言い換れば、前記周辺ブロックは、特定順序で特定条件を満たすかチェックすることができ、チェックされた前記特定条件を満たす周辺ブロックに基づいて前記継承されたアフィンM V P 候補が導出され得る。すなわち、前記周辺ブロックは、特定順序で前記特定条件を満たすかチェックできることとができる、初めてチェックされた前記特定条件を満たす周辺ブロックに基づいて第 1 の継承されたアフィンM V P 候補が導出され得るし、2 番目にチェックされた前記特定条件を満たす周辺ブロックに基づいて第 2 の継承されたアフィンM V P 候補が導出され得る。具体的に、エンコード装置は、前記初めてチェックされた前記特定条件を満たす周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックの C P に対する動きベクトルを導出でき、前記動きベクトルを C P M V P 候補として含む前記第 1 の継承されたアフィンM V P 候補を導出できる。また、エンコード装置は、前記 2 番目にチェックされた前記特定条件を満たす周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックの C P に対する動きベクトルを導出でき、前記動きベクトルを C P M V P 候補として含む前記第 2 の継承されたアフィンM V P 候補を導出できる。前記アフィン動きモデルは、上述した式 1 または式 3 のように導出されることができる。一方、前記特定条件は、アフィン動きモデルで符号化され、周辺ブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一であることを表すことができる。すなわち、前記特定条件を満たす周辺ブロックは、アフィン動きモデルで符号化され（すなわち、アフィン予測が適用され）、参照ピクチャが前記現在ブロックの参照ピクチャと同一の周辺ブロックでありうる。

#### 【 0 2 5 8 】

ここで、例えば、前記周辺ブロックは、前記現在ブロックの左側周辺ブロック、上側周辺ブロック、右上側コーナ周辺ブロック、左下側コーナ周辺ブロック、及び左上側コーナ周辺ブロックを含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記左下側コーナ周辺ブロック、前記上側周辺ブロック、前記右上側コーナ周辺ブロック、前記左上側コーナ周辺ブロックへの順序でありうる。

#### 【 0 2 5 9 】

または、例えば、前記周辺ブロックは、前記左側周辺ブロック及び前記上側周辺ブロックのみを含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記上側周辺ブロックへの順序でありうる。

#### 【 0 2 6 0 】

または、例えば、前記周辺ブロックは、前記左側周辺ブロックを含むことができ、前記上

10

20

30

40

50

側周辺ブロックが前記現在ブロックを含む現在 C T U に含まれる場合、前記周辺ブロックは、前記上側周辺ブロックをさらに含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記上側周辺ブロックへの順序でありうる。また、前記上側周辺ブロックが現在 C T U に含まれない場合、前記周辺ブロックは、前記上側周辺ブロックを含まないことができる。この場合、前記左側周辺ブロックだけがチェックされ得る。

#### 【 0 2 6 1 】

一方、サイズが  $W \times H$  であり、前記現在ブロックの左上端 ( top-left ) サンプルポジションの  $x$  成分が 0 及び  $y$  成分が 0 である場合、前記左下側コーナ周辺ブロックは、( -1, H ) 座標のサンプルを含むブロックでありうるし、前記左側周辺ブロックは、( -1, H - 1 ) 座標のサンプルを含むブロックでありうるし、前記右上側コーナ周辺ブロックは、( W, -1 ) 座標のサンプルを含むブロックでありうるし、前記上側周辺ブロックは、( W - 1, -1 ) 座標のサンプルを含むブロックでありうるし、前記左上側コーナ周辺ブロックは、( -1, -1 ) 座標のサンプルを含むブロックでありうる。すなわち、前記左側周辺ブロックは、前記現在ブロックの左側周辺ブロックのうち、最も下側に位置する左側周辺ブロックでありうるし、前記上側周辺ブロックは、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうる。

#### 【 0 2 6 2 】

また、一例として、コンストラクテッド ( constructed ) アフィン M V P 候補が利用可能である場合、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。エンコード装置は、前記現在ブロックのコンストラクテッド ( constructed ) アフィン M V P 候補が利用可能であるかチェックすることができ、前記コンストラクテッドアフィン M V P 候補が利用可能である場合、前記コンストラクテッドアフィン M V P 候補が導出され得る。また、例えば、前記継承されたアフィン M V P 候補が導出された後に、前記コンストラクテッドアフィン M V P 候補が導出され得る。導出されたアフィン M V P 候補 ( すなわち、前記継承されたアフィン M V P 候補 ) の個数が 2 個より小さく、前記コンストラクテッドアフィン M V P 候補が利用可能である場合、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。ここで、前記コンストラクテッドアフィン M V P 候補は、前記 C P に対する候補動きベクトル ( candidate motion vectors ) を含むことができる。前記コンストラクテッドアフィン M V P 候補は、前記候補動きベクトルが全て利用可能である場合に利用可能であることができる。

#### 【 0 2 6 3 】

例えば、前記現在ブロックに 4 アフィン動きモデル ( 4 affine motion model ) が適用される場合、前記現在ブロックの前記 C P は、C P 0 及び C P 1 を含むことができる。前記 C P 0 に対する候補動きベクトルが利用可能であり、前記 C P 1 に対する候補動きベクトルが利用可能である場合、前記コンストラクテッドアフィン M V P 候補は利用可能でありうるし、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。ここで、前記 C P 0 は、前記現在ブロックの左上端位置を表すことができ、前記 C P 1 は、前記現在ブロックの右上端位置を表すことができる。

#### 【 0 2 6 4 】

前記コンストラクテッドアフィン M V P 候補は、前記 C P 0 に対する候補動きベクトル及び前記 C P 1 に対する候補動きベクトルを含むことができる。前記 C P 0 に対する候補動きベクトルは、第 1 のブロックの動きベクトルでありうるし、前記 C P 1 に対する候補動きベクトルは、第 2 のブロックの動きベクトルでありうる。

#### 【 0 2 6 5 】

また、前記第 1 のブロックは、第 1 の特定順序にしたがって前記第 1 のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。すなわち、前記 C P 1 に対する候補動きベクトルは、第 1 の順序にしたがって前記第 1 のグループ内の周辺ブロックをチェックし、初めて確認さ

10

20

30

40

50

れた参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックの動きベクトルでありうる。前記利用可能さは、前記周辺ブロックが存在し、前記周辺ブロックがインター予測で符号化されることを表すことができる。ここで、前記第1のグループ内の前記第1のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記C P 0に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第1のグループは、周辺ブロックA、周辺ブロックB、周辺ブロックCを含むことができ、前記第1の特定順序は、前記周辺ブロックAから前記周辺ブロックB、前記周辺ブロックCへの順序でありうる。

#### 【 0 2 6 6 】

また、前記第2のブロックは、第2の特定順序にしたがって前記第2のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第2のグループ内の前記第2のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記C P 1に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第2のグループは、周辺ブロックD、周辺ブロックEを含むことができ、前記第2の特定順序は、前記周辺ブロックDから前記周辺ブロックEへの順序でありうる。

10

#### 【 0 2 6 7 】

一方、前記現在ブロックのサイズがW × Hであり、前記現在ブロックの左上端(t o p - 1 e f t)サンプルポジションのx成分が0及びy成分が0である場合、前記周辺ブロックAは、(-1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックBは、(0, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックCは、(-1, 0)座標のサンプルを含むブロックでありうるし、前記周辺ブロックDは、(W - 1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックEは、(W, -1)座標のサンプルを含むブロックでありうる。すなわち、前記周辺ブロックAは、前記現在ブロックの左上側コーナ周辺ブロックでありうるし、前記周辺ブロックBは、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうるし、前記周辺ブロックCは、前記現在ブロックの左側周辺ブロックのうち、最も上側に位置する左側周辺ブロックでありうるし、前記周辺ブロックDは、前記現在ブロックの上側周辺ブロックのうち、最も右側に位置する上側周辺ブロックでありうるし、前記周辺ブロックEは、前記現在ブロックの右上側コーナ周辺ブロックでありうる。

20

#### 【 0 2 6 8 】

一方、前記C P 0の候補動きベクトル及び前記C P 1の候補動きベクトルのうち、少なくとも1つが利用可能でない場合、前記コンストラクテッドアフィンM V P候補は、利用可能でないことができる。

30

#### 【 0 2 6 9 】

または、例えば、前記現在ブロックに6アフィン動きモデル(6 a f f i n e m o t i o n m o d e l)が適用される場合、前記現在ブロックの前記C Pは、C P 0、C P 1、及びC P 2を含むことができる。前記C P 0に対する候補動きベクトルが利用可能であり、前記C P 1に対する候補動きベクトルが利用可能であり、前記C P 2に対する候補動きベクトルが利用可能である場合、前記コンストラクテッドアフィンM V P候補は利用可能でありうるし、前記アフィンM V P候補リストは、前記コンストラクテッドアフィンM V P候補を含むことができる。ここで、前記C P 0は、前記現在ブロックの左上端位置を表すことができ、前記C P 1は、前記現在ブロックの右上端位置を表すことができ、前記C P 2は、前記現在ブロックの左下端位置を表すことができる。

40

#### 【 0 2 7 0 】

前記コンストラクテッドアフィンM V P候補は、前記C P 0に対する候補動きベクトル、前記C P 1に対する候補動きベクトル、及び前記C P 2に対する候補動きベクトルを含むことができる。前記C P 0に対する候補動きベクトルは、第1のブロックの動きベクトルでありうるし、前記C P 1に対する候補動きベクトルは、第2のブロックの動きベクトルでありうるし、前記C P 2に対する候補動きベクトルは、第3のブロックの動きベクトル

50

でありうる。

**【 0 2 7 1 】**

また、前記第1のブロックは、第1の特定順序にしたがって前記第1のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第1のグループ内の前記第1のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記C P 0に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第1のグループは、周辺ブロックA、周辺ブロックB、周辺ブロックCを含むことができ、前記第1の特定順序は、前記周辺ブロックAから前記周辺ブロックB、前記周辺ブロックCへの順序でありうる。

**【 0 2 7 2 】**

また、前記第2のブロックは、第2の特定順序にしたがって前記第2のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第2のグループ内の前記第2のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記C P 1に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第2のグループは、周辺ブロックD、周辺ブロックEを含むことができ、前記第2の特定順序は、前記周辺ブロックDから前記周辺ブロックEへの順序でありうる。

**【 0 2 7 3 】**

また、前記第3のブロックは、第3の特定順序にしたがって前記第3のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第3のグループ内の前記第3のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記C P 2に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第3のグループは、周辺ブロックF、周辺ブロックGを含むことができ、前記第3の特定順序は、前記周辺ブロックFから前記周辺ブロックGへの順序でありうる。

**【 0 2 7 4 】**

一方、前記現在ブロックのサイズがW × Hであり、前記現在ブロックの左上端(t o p - 1 e f t)サンプルポジションのx成分が0及びy成分が0である場合、前記周辺ブロックAは、(-1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックBは、(0, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックCは、(-1, 0)座標のサンプルを含むブロックでありうるし、前記周辺ブロックDは、(W - 1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックEは、(W, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックFは、(-1, H - 1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックGは、(-1, H)座標のサンプルを含むブロックでありうる。すなわち、前記周辺ブロックAは、前記現在ブロックの左上側コーナ周辺ブロックでありうるし、前記周辺ブロックBは、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうるし、前記周辺ブロックCは、前記現在ブロックの左側周辺ブロックのうち、最も上側に位置する左側周辺ブロックでありうるし、前記周辺ブロックDは、前記現在ブロックの上側周辺ブロックのうち、最も右側に位置する上側周辺ブロックでありうるし、前記周辺ブロックEは、前記現在ブロックの右上側コーナ周辺ブロックでありうるし、前記周辺ブロックFは、前記現在ブロックの左側周辺ブロックのうち、最も下側に位置する左側周辺ブロックでありうるし、前記周辺ブロックGは、前記現在ブロックの左下側コーナ周辺ブロックでありうる。

**【 0 2 7 5 】**

一方、前記C P 0の候補動きベクトル、前記C P 1の候補動きベクトル、及び前記C P 2の候補動きベクトルのうち、少なくとも1つが利用可能でない場合、前記コンストラクテッドアフィンM V P候補は、利用可能でないことができる。

**【 0 2 7 6 】**

その後、前記アフィンM V P候補リストは、後述する順序のステップに基づいて導出され

10

20

30

40

50

ることができる。

#### 【0277】

例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP0に対する動きベクトルが利用可能である場合、エンコード装置は、第1のアフィンMVP候補を導出できる。ここで、前記第1のアフィンMVP候補は、前記CP0に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

#### 【0278】

また、例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP1に対する動きベクトルが利用可能である場合、エンコード装置は、第2のアフィンMVP候補を導出できる。ここで、前記第2のアフィンMVP候補は、前記CP1に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

10

#### 【0279】

また、例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP2に対する動きベクトルが利用可能である場合、エンコード装置は、第3のアフィンMVP候補を導出できる。ここで、前記第3のアフィンMVP候補は、前記CP2に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

#### 【0280】

また、例えば、導出されたアフィンMVP候補の個数が2個より小さい場合、エンコード装置は、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的MVPを前記CPに対する候補動きベクトルとして含む第4のアフィンMVP候補を導出できる。前記時間的周辺ブロックは、前記現在ブロックに対応する同一位置ピクチャ(c o l l o c a t e d p i c t u r e)内の同一位置ブロック(c o l l o c a t e d b l o c k)を表すことができる。前記時間的MVPは、前記時間的周辺ブロックの動きベクトルに基づいて導出されることができる。

20

#### 【0281】

また、例えば、導出されたアフィンMVP候補の個数が2個より小さい場合、エンコード装置は、ゼロ動きベクトル(zero motion vector)を前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出できる。前記ゼロ動きベクトルは、値が0である動きベクトルを表すことができる。

#### 【0282】

エンコード装置は、前記アフィンMVP候補リストに基づいて前記現在ブロックのCP(Control Point)に対するCPMVP(Control Point Motion Vector Predictors)を導出する(S2110)。エンコード装置は、最適なRDコストを有する前記現在ブロックの前記CPに対するCPMVを導出でき、前記アフィンMVP候補のうち、前記CPMVと最も類似したアフィンMVP候補を前記現在ブロックに対するアフィンMVP候補として選択することができる。エンコード装置は、前記アフィンMVP候補リストに含まれた前記アフィンMVP候補のうち、前記選択されたアフィンMVP候補に基づいて、前記現在ブロックのCP(Control Point)に対するCPMVP(Control Point Motion Vector Predictors)を導出できる。具体的に、アフィンMVP候補がCP0に対する候補動きベクトル及びCP1に対する候補動きベクトルを含む場合、前記アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP1に対する候補動きベクトルは、前記CP1のCPMVで導出されることがある。また、アフィンMVP候補がCP0に対する候補動きベクトル、CP1に対する候補動きベクトル、及びCP2に対する候補動きベクトルを含む場合、前記アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP1に対する候補動きベクトルは、前記CP1のCPMVPで導出されることができ、前記アフィンMVP候補のCP2に対する候補動きベクトルは、前記CP2のCPMVPで導出されることがある。また、アフィンMVP候補がCP0に対する候補動きベクトル及びCP2に対す

30

40

50

る候補動きベクトルを含む場合、前記アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP2に対する候補動きベクトルは、前記CP2のCPMVPで導出されることができる。

#### 【0283】

エンコード装置は、前記アフィンMVP候補のうち、前記選択されたアフィンMVP候補を指すアフィンMVP候補インデックスをエンコードできる。前記アフィンMVP候補インデックスは、前記現在ブロックに対するアフィン動きベクトル予測子(Motion Vector Predictor, MVP)候補リストに含まれたアフィンMVP候補のうち、前記1つのアフィンMVP候補を指すことができる。

#### 【0284】

エンコード装置は、前記現在ブロックの前記CPに対するCPMVを導出する(S2120)。エンコード装置は、前記現在ブロックの前記CPの各々に対するCPMVを導出できる。

#### 【0285】

エンコード装置は、前記CPMVP及び前記CPMVに基づいて前記現在ブロックの前記CPに対するCPMVD(Control Point Motion Vector Differences)を導出する(S2130)。エンコード装置は、前記CPの各々に対する前記CPMVP及び前記CPMVに基づいて前記現在ブロックの前記CPに対するCPMVDを導出できる。

#### 【0286】

エンコード装置は、前記CPMVDに関する情報を含む動き予測情報(motion prediction information)をエンコードする(S2140)。エンコード装置は、前記CPMVDに関する情報を含む動き予測情報をビットストリーム形態で出力することができる。すなわち、エンコード装置は、前記動き予測情報を含む画像情報をビットストリーム形態で出力することができる。エンコード装置は、前記CPの各々に対するCPMVDに関する情報をエンコードでき、前記動き予測情報は、前記CPMVDに関する情報を含むことができる。

#### 【0287】

また、前記動き予測情報は、前記アフィンMVP候補インデックスを含むことができる。前記アフィンMVP候補インデックスは、前記現在ブロックに対するアフィン動きベクトル予測子(Motion Vector Predictor, MVP)候補リストに含まれたアフィンMVP候補のうち、前記選択されたアフィンMVP候補を指すことができる。

#### 【0288】

一方、一例として、エンコード装置は、前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出でき、前記現在ブロックに対する原本サンプルと予測サンプルとに基づいて前記現在ブロックに対するレシデュアルサンプルを導出でき、前記レシデュアルサンプルに基づいて前記現在ブロックに対するレシデュアルに関する情報を生成でき、前記レシデュアルに関する情報をエンコードできる。前記画像情報は、前記レシデュアルに関する情報を含むことができる。

#### 【0289】

一方、前記ビットストリームは、ネットワークまたは(デジタル)格納媒体を介してデコード装置に送信されることができる。ここで、ネットワークは、放送網及び/又は通信網などを含むことができ、デジタル格納媒体は、USB、SD、CD、DVD、ブルーレイ、HDD、SSDなど、様々な格納媒体を含むことができる。

#### 【0290】

図22は、本文書に係る画像エンコード方法を行うエンコード装置の概略を示す。図21において開示された方法は、図22において開示されたエンコード装置によって行われることができる。具体的に、例えば、図22の前記エンコード装置の予測部は、図21のS2100ないしS2130を行うことができ、図22の前記エンコード装置のエントロピー-エンコード部は、図21のS2140を行うことができる。また、例えば、図示されて

10

20

30

40

50

はいないが、前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出する過程は、図22のエンコード装置の予測部によって行われることができ、前記現在ブロックに対する原本サンプルと予測サンプルとに基づいて前記現在ブロックに対するレシデュアルサンプルを導出する過程は、図22の前記エンコード装置の減算部によって行われることができ、前記レシデュアルサンプルに基づいて前記現在ブロックに対するレシデュアルに関する情報を生成する過程は、図22の前記エンコード装置の変換部によって行われることができ、前記レシデュアルに関する情報をエンコードする過程は、図22の前記エンコード装置のエントロピーエンコード部によって行われることができる。

#### 【0291】

図23は、本文書に係るデコード装置による画像デコード方法の概略を示す。図23において開示された方法は、図3において開示されたデコード装置によって行われることができる。具体的に、例えば、図23のS2300は、前記デコード装置のエントロピーデコード部によって行われることができ、S2310ないしS2350は、前記デコード装置の予測部によって行われることができ、S2360は、前記デコード装置の加算部によって行われることができる。また、例えば、図示されてはいないが、ビットストリームを介して現在ブロックのレシデュアルに関する情報を取得する過程は、前記デコード装置のエントロピーデコード部によって行われることができ、前記レシデュアル情報を基づいて前記現在ブロックに対する前記レシデュアルサンプルを導出する過程は、前記デコード装置の逆変換部によって行われることができる。

10

#### 【0292】

デコード装置は、ビットストリームから現在ブロックに対する動き予測情報(motion prediction information)を取得する(S2300)。デコード装置は、前記ビットストリームから前記動き予測情報を含む画像情報を取得できる。

20

#### 【0293】

また、例えば、前記動き予測情報は、前記現在ブロックのCP(Control Point)に対するCPMVD(Control Point Motion Vector Differences)に関する情報を含むことができる。すなわち、前記動き予測情報は、前記現在ブロックのCPの各々に対するCPMVDに関する情報を含むことができる。

#### 【0294】

また、例えば、前記動き予測情報は、前記現在ブロックに対するアフィンMVP候補インデックスを含むことができる。前記アフィンMVP候補インデックスは、前記現在ブロックに対するアフィン動きベクトル予測子(Motion Vector Predictor、MVP)候補リストに含まれたアフィンMVP候補のうち、1つを指すことができる。

30

#### 【0295】

デコード装置は、前記現在ブロックに対するアフィン(affine)動きベクトル予測子(Motion Vector Predictor、MVP)候補リストを構成する(S2310)。デコード装置は、前記現在ブロックに対するアフィンMVP候補を含むアフィンMVP候補リストを構成できる。前記アフィンMVP候補リストの前記アフィンMVP候補の最大個数は2でありうる。

40

#### 【0296】

また、一例として、前記アフィンMVP候補リストは、継承された(inherited)アフィンMVP候補を含むことができる。デコード装置は、前記現在ブロックの継承された(inherited)アフィンMVP候補が利用可能であるかチェックすることができ、前記継承されたアフィンMVP候補が利用可能である場合、前記継承されたアフィンMVP候補が導出され得る。例えば、前記継承されたアフィンMVP候補は、前記現在ブロックの周辺ブロックに基づいて導出されることができ、前記継承されたアフィンMVP候補の最大個数は2でありうる。前記周辺ブロックは、特定順序で利用可能であるかチェックされることができ、チェックされた利用可能な周辺ブロックに基づいて前記継承されたアフィンMVP候補が導出され得る。すなわち、前記周辺ブロックは、特定順序で利

50

用可能であるかチェックされることができ、初めてチェックされた利用可能な周辺ブロックに基づいて第1の継承されたアフィンMVP候補が導出され得るし、2番目にチェックされた利用可能な周辺ブロックに基づいて第2の継承されたアフィンMVP候補が導出され得る。前記利用可能さは、アフィン動きモデルで符号化され、周辺ブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一であることを表すことができる。すなわち、利用可能な周辺ブロックは、アフィン動きモデルで符号化され（すなわち、アフィン予測が適用され）、参照ピクチャが前記現在ブロックの参照ピクチャと同一の周辺ブロックでありうる。具体的に、デコード装置は、前記初めてチェックされた利用可能な周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックのCPに対する動きベクトルを導出でき、前記動きベクトルをCPMVP候補として含む前記第1の継承されたアフィンMVP候補を導出できる。また、デコード装置は、前記2番目にチェックされた利用可能な周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックのCPに対する動きベクトルを導出でき、前記動きベクトルをCPMVP候補として含む前記第2の継承されたアフィンMVP候補を導出できる。前記アフィン動きモデルは、上述した数式1または数式3のように導出されることがある。

#### 【0297】

また、言い換えれば、前記周辺ブロックは、特定順序で特定条件を満たすかチェックされることができ、チェックされた前記特定条件を満たす周辺ブロックに基づいて前記継承されたアフィンMVP候補が導出され得る。すなわち、前記周辺ブロックは、特定順序で前記特定条件を満たすかチェックされることができ、初めてチェックされた前記特定条件を満たす周辺ブロックに基づいて第1の継承されたアフィンMVP候補が導出され得るし、2番目にチェックされた前記特定条件を満たす周辺ブロックに基づいて第2の継承されたアフィンMVP候補が導出され得る。具体的に、デコード装置は、前記初めてチェックされた前記特定条件を満たす周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックのCPに対する動きベクトルを導出でき、前記動きベクトルをCPMVP候補として含む前記第1の継承されたアフィンMVP候補を導出できる。また、デコード装置は、前記2番目にチェックされた前記特定条件を満たす周辺ブロックのアフィン動きモデルに基づいて前記現在ブロックのCPに対する動きベクトルを導出でき、前記動きベクトルをCPMVP候補として含む前記第2の継承されたアフィンMVP候補を導出できる。前記アフィン動きモデルは、上述した数式1または数式3のように導出されることがある。一方、前記特定条件は、アフィン動きモデルで符号化され、周辺ブロックの参照ピクチャは、前記現在ブロックの参照ピクチャと同一であることを表すことができる。すなわち、前記特定条件を満たす周辺ブロックは、アフィン動きモデルで符号化され（すなわち、アフィン予測が適用され）、参照ピクチャが前記現在ブロックの参照ピクチャと同一の周辺ブロックでありうる。

#### 【0298】

ここで、例えば、前記周辺ブロックは、前記現在ブロックの左側周辺ブロック、上側周辺ブロック、右上側コーナ周辺ブロック、左下側コーナ周辺ブロック、及び左上側コーナ周辺ブロックを含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記左下側コーナ周辺ブロック、前記上側周辺ブロック、前記右上側コーナ周辺ブロック、前記左上側コーナ周辺ブロックへの順序でありうる。

#### 【0299】

または、例えば、前記周辺ブロックは、前記左側周辺ブロック及び前記上側周辺ブロックのみを含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記上側周辺ブロックへの順序でありうる。

#### 【0300】

または、例えば、前記周辺ブロックは、前記左側周辺ブロックを含むことができ、前記上側周辺ブロックが前記現在ブロックを含む現在CTUに含まれる場合、前記周辺ブロックは、前記上側周辺ブロックをさらに含むことができる。この場合、前記特定順序は、前記左側周辺ブロックから前記上側周辺ブロックへの順序でありうる。また、前記上側周辺ブ

10

20

30

40

50

ロックが現在 C T U に含まれない場合、前記周辺ブロックは、前記上側周辺ブロックを含まないことができる。この場合、前記左側周辺ブロックのみがチェックされ得る。すなわち、前記現在ブロックの上側周辺ブロックが前記現在ブロックを含む現在 C T U ( C o d i n g t r e e u n i t ) に含まれる場合、前記上側周辺ブロックが前記継承されたアフィン M V P 候補導出のために使用されることができ、前記現在ブロックの上側周辺ブロックが前記現在 C T U に含まれない場合、前記上側周辺ブロックは、前記継承されたアフィン M V P 候補導出のために使用されないことができる。

#### 【 0 3 0 1 】

一方、サイズが W × H であり、前記現在ブロックの左上端 ( t o p - l e f t ) サンプルポジションの x 成分が 0 及び y 成分が 0 である場合、前記左下側コーナ周辺ブロックは、( - 1, H ) 座標のサンプルを含むブロックでありうるし、前記左側周辺ブロックは、( - 1, H - 1 ) 座標のサンプルを含むブロックでありうるし、前記右上側コーナ周辺ブロックは、( W, - 1 ) 座標のサンプルを含むブロックでありうるし、前記上側周辺ブロックは、( W - 1, - 1 ) 座標のサンプルを含むブロックでありうるし、前記左上側コーナ周辺ブロックは、( - 1, - 1 ) 座標のサンプルを含むブロックでありうる。すなわち、前記左側周辺ブロックは、前記現在ブロックの左側周辺ブロックのうち、最も下側に位置する左側周辺ブロックでありうるし、前記上側周辺ブロックは、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうる。

#### 【 0 3 0 2 】

また、一例として、コンストラクテッド ( c o n s t r u c t e d ) アフィン M V P 候補が利用可能である場合、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。デコード装置は、前記現在ブロックのコンストラクテッド ( c o n s t r u c t e d ) アフィン M V P 候補が利用可能であるかチェックすることができ、前記コンストラクテッドアフィン M V P 候補が利用可能である場合、前記コンストラクテッドアフィン M V P 候補が導出され得る。また、例えば、前記継承されたアフィン M V P 候補が導出された後に前記コンストラクテッドアフィン M V P 候補が導出され得る。導出されたアフィン M P V 候補 ( すなわち、前記継承されたアフィン M V P 候補 ) の個数が 2 個より小さく、前記コンストラクテッドアフィン M V P 候補が利用可能である場合、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。ここで、前記コンストラクテッドアフィン M V P 候補は、前記 C P に対する候補動きベクトル ( c a n d i d a t e m o t i o n v e c t o r s ) を含むことができる。前記コンストラクテッドアフィン M V P 候補は、前記候補動きベクトルが全て利用可能である場合に利用可能であることができる。

#### 【 0 3 0 3 】

例えば、前記現在ブロックに 4 アフィン動きモデル ( 4 a f f i n e m o t i o n m o d e l ) が適用される場合、前記現在ブロックの前記 C P は、 C P 0 及び C P 1 を含むことができる。前記 C P 0 に対する候補動きベクトルが利用可能であり、前記 C P 1 に対する候補動きベクトルが利用可能である場合、前記コンストラクテッドアフィン M V P 候補は利用可能でありうるし、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。ここで、前記 C P 0 は、前記現在ブロックの左上端位置を表すことができ、前記 C P 1 は、前記現在ブロックの右上端位置を表すことができる。

#### 【 0 3 0 4 】

前記コンストラクテッドアフィン M V P 候補は、前記 C P 0 に対する候補動きベクトル及び前記 C P 1 に対する候補動きベクトルを含むことができる。前記 C P 0 に対する候補動きベクトルは、第 1 のブロックの動きベクトルでありうるし、前記 C P 1 に対する候補動きベクトルは、第 2 のブロックの動きベクトルでありうる。

#### 【 0 3 0 5 】

また、前記第 1 のブロックは、第 1 の特定順序にしたがって前記第 1 のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチ

10

20

30

40

50

ヤと同一のブロックでありうる。すなわち、前記 C P 1 に対する候補動きベクトルは、第 1 の順序にしたがって前記第 1 のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックの動きベクトルでありうる。前記利用可能さは、前記周辺ブロックが存在し、前記周辺ブロックがインター予測で符号化されることを表すことができる。ここで、前記第 1 のグループ内の前記第 1 のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記 C P 0 に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第 1 のグループは、周辺ブロック A、周辺ブロック B、周辺ブロック C を含むことができ、前記第 1 の特定順序は、前記周辺ブロック A から前記周辺ブロック B、前記周辺ブロック C への順序でありうる。

10

#### 【 0 3 0 6 】

また、前記第 2 のブロックは、第 2 の特定順序にしたがって前記第 2 のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第 2 のグループ内の前記第 2 のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記 C P 1 に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第 2 のグループは、周辺ブロック D、周辺ブロック E を含むことができ、前記第 2 の特定順序は、前記周辺ブロック D から前記周辺ブロック E への順序でありうる。

#### 【 0 3 0 7 】

一方、前記現在ブロックのサイズが  $W \times H$  であり、前記現在ブロックの左上端 ( t o p - l e f t ) サンプルポジションの  $x$  成分が 0 及び  $y$  成分が 0 である場合、前記周辺ブロック A は、( -1, -1 ) 座標のサンプルを含むブロックでありうるし、前記周辺ブロック B は、( 0, -1 ) 座標のサンプルを含むブロックでありうるし、前記周辺ブロック C は、( -1, 0 ) 座標のサンプルを含むブロックでありうるし、前記周辺ブロック D は、( W - 1, -1 ) 座標のサンプルを含むブロックでありうるし、前記周辺ブロック E は、( W, -1 ) 座標のサンプルを含むブロックでありうる。すなわち、前記周辺ブロック A は、前記現在ブロックの左上側コーナ周辺ブロックでありうるし、前記周辺ブロック B は、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうるし、前記周辺ブロック C は、前記現在ブロックの左側周辺ブロックのうち、最も上側に位置する左側周辺ブロックでありうるし、前記周辺ブロック D は、前記現在ブロックの上側周辺ブロックのうち、最も右側に位置する上側周辺ブロックでありうるし、前記周辺ブロック E は、前記現在ブロックの右上側コーナ周辺ブロックでありうる。

20

#### 【 0 3 0 8 】

一方、前記 C P 0 の候補動きベクトル及び前記 C P 1 の候補動きベクトルのうち、少なくとも 1 つが利用可能でない場合、前記コンストラクテッドアフィン M V P 候補は、利用可能でないことができる。

30

#### 【 0 3 0 9 】

または、例えば、前記現在ブロックに 6 アフィン動きモデル ( 6 a f f i n e m o t i o n m o d e l ) が適用される場合、前記現在ブロックの前記 C P は、C P 0、C P 1 及び C P 2 を含むことができる。前記 C P 0 に対する候補動きベクトルが利用可能であり、前記 C P 1 に対する候補動きベクトルが利用可能であり、前記 C P 2 に対する候補動きベクトルが利用可能である場合、前記コンストラクテッドアフィン M V P 候補は、利用可能であることができ、前記アフィン M V P 候補リストは、前記コンストラクテッドアフィン M V P 候補を含むことができる。ここで、前記 C P 0 は、前記現在ブロックの左上端位置を表すことができ、前記 C P 1 は、前記現在ブロックの右上端位置を表すことができ、前記 C P 2 は、前記現在ブロックの左下端位置を表すことができ。

40

#### 【 0 3 1 0 】

前記コンストラクテッドアフィン M V P 候補は、前記 C P 0 に対する候補動きベクトル、前記 C P 1 に対する候補動きベクトル、及び前記 C P 2 に対する候補動きベクトルを含むことができる。前記 C P 0 に対する候補動きベクトルは、第 1 のブロックの動きベクトル

50

でありうるし、前記CP1に対する候補動きベクトルは、第2のブロックの動きベクトルでありうるし、前記CP2に対する候補動きベクトルは、第3のブロックの動きベクトルでありうる。

#### 【0311】

また、前記第1のブロックは、第1の特定順序にしたがって前記第1のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第1のグループ内の前記第1のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記CP0に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第1のグループは、周辺ブロックA、周辺ブロックB、周辺ブロックCを含むことができ、前記第1の特定順序は、前記周辺ブロックAから前記周辺ブロックB、前記周辺ブロックCへの順序でありうる。10

#### 【0312】

また、前記第2のブロックは、第2の特定順序にしたがって前記第2のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第2のグループ内の前記第2のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記CP1に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第2のグループは、周辺ブロックD、周辺ブロックEを含むことができ、前記第2の特定順序は、前記周辺ブロックDから前記周辺ブロックEへの順序でありうる。20

#### 【0313】

また、前記第3のブロックは、第3の特定順序にしたがって前記第3のグループ内の周辺ブロックをチェックし、初めて確認された参照ピクチャが前記現在ブロックの参照ピクチャと同一のブロックでありうる。ここで、前記第3のグループ内の前記第3のブロックの参照ピクチャが前記現在ブロックの参照ピクチャと同一の場合、前記CP2に対する候補動きベクトルが利用可能でありうる。また、例えば、前記第3のグループは、周辺ブロックF、周辺ブロックGを含むことができ、前記第3の特定順序は、前記周辺ブロックFから前記周辺ブロックGへの順序でありうる。30

#### 【0314】

一方、前記現在ブロックのサイズがW×Hであり、前記現在ブロックの左上端(top-left edge)サンプルポジションのx成分が0及びy成分が0である場合、前記周辺ブロックAは、(-1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックBは、(0, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックCは、(-1, 0)座標のサンプルを含むブロックでありうるし、前記周辺ブロックDは、(W-1, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックEは、(W, -1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックFは、(-1, H-1)座標のサンプルを含むブロックでありうるし、前記周辺ブロックGは、(-1, H)座標のサンプルを含むブロックでありうる。すなわち、前記周辺ブロックAは、前記現在ブロックの左上側コーナ周辺ブロックでありうるし、前記周辺ブロックBは、前記現在ブロックの上側周辺ブロックのうち、最も左側に位置する上側周辺ブロックでありうるし、前記周辺ブロックCは、前記現在ブロックの左側周辺ブロックのうち、最も上側に位置する左側周辺ブロックでありうるし、前記周辺ブロックDは、前記現在ブロックの上側周辺ブロックのうち、最も右側に位置する上側周辺ブロックでありうるし、前記周辺ブロックEは、前記現在ブロックの右上側コーナ周辺ブロックでありうるし、前記周辺ブロックFは、前記現在ブロックの左側周辺ブロックのうち、最も下側に位置する左側周辺ブロックでありうるし、前記周辺ブロックGは、前記現在ブロックの左下側コーナ周辺ブロックでありうる。40

#### 【0315】

一方、前記CP0の候補動きベクトル、前記CP1の候補動きベクトル、及び前記CP2の候補動きベクトルのうち、少なくとも1つが利用可能でない場合、前記コンストラクティッドアフィンMVP候補は、利用可能でないことができる。50

**【 0 3 1 6 】**

一方、前記継承されたアフィンMVP候補と前記コンストラクテッドアフィンMVP候補とのプルーニングチェック (pruning check) は行われないことができる。前記プルーニングチェックは、前記コンストラクテッドアフィンMVP候補が前記継承されたアフィンMVP候補と同一であるか否かをチェックして、同一の場合、前記コンストラクテッドアフィンMVP候補を導出しない過程を表すことができる。

**【 0 3 1 7 】**

その後、前記アフィンMVP候補リストは、後述する順序のステップに基づいて導出されることができる。

**【 0 3 1 8 】**

例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP0に対する動きベクトルが利用可能である場合、デコード装置は、第1のアフィンMVP候補を導出できる。ここで、前記第1のアフィンMVP候補は、前記CP0に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

10

**【 0 3 1 9 】**

また、例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP1に対する動きベクトルが利用可能である場合、デコード装置は、第2のアフィンMVP候補を導出できる。ここで、前記第2のアフィンMVP候補は、前記CP1に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

**【 0 3 2 0 】**

また、例えば、導出されたアフィンMVP候補の個数が2個より小さく、前記CP2に対する動きベクトルが利用可能である場合、デコード装置は、第3のアフィンMVP候補を導出できる。ここで、前記第3のアフィンMVP候補は、前記CP2に対する動きベクトルを前記CPに対する候補動きベクトルとして含むアフィンMVP候補でありうる。

20

**【 0 3 2 1 】**

また、例えば、導出されたアフィンMVP候補の個数が2個より小さい場合、デコード装置は、前記現在ブロックの時間的周辺ブロックに基づいて導出された時間的MVPを前記CPに対する候補動きベクトルとして含む第4のアフィンMVP候補を導出できる。前記時間的周辺ブロックは、前記現在ブロックに対応する同一位置ピクチャ (collocated picture) 内の同一位置ブロック (collocated block) を表すことができる。前記時間的MVPは、前記時間的周辺ブロックの動きベクトルに基づいて導出されることができる。

30

**【 0 3 2 2 】**

また、例えば、導出されたアフィンMVP候補の個数が2個より小さい場合、デコード装置は、ゼロ動きベクトル (zero motion vector) を前記CPに対する候補動きベクトルとして含む第5のアフィンMVP候補を導出できる。前記ゼロ動きベクトルは、値が0である動きベクトルを表すことができる。

**【 0 3 2 3 】**

デコード装置は、前記アフィンMVP候補リストに基づいて前記現在ブロックのCP (Control Point) に対するCPMVP (Control Point Motion Vector Predictors) を導出する (S2320)。

40

**【 0 3 2 4 】**

デコード装置は、前記アフィンMVP候補リストに含まれた前記アフィンMVP候補のうち、特定アフィンMVP候補を選択でき、前記選択されたアフィンMVP候補を前記現在ブロックの前記CPに対するCPMVPで導出することができる。例えば、デコード装置は、ビットストリームから前記現在ブロックに対する前記アフィンMVP候補インデックスを取得でき、前記アフィンMVP候補リストに含まれた前記アフィンMVP候補のうち、前記アフィンMVP候補インデックスが指すアフィンMVP候補を前記現在ブロックの前記CPに対するCPMVPで導出することができる。具体的に、アフィンMVP候補がCP0に対する候補動きベクトル及びCP1に対する候補動きベクトルを含む場合、前記

50

アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP1に対する候補動きベクトルは、前記CP1のCPMVPで導出されることができる。また、アフィンMVP候補がCP0に対する候補動きベクトル、CP1に対する候補動きベクトル、及びCP2に対する候補動きベクトルを含む場合、前記アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP1に対する候補動きベクトルは、前記CP1のCPMVPで導出されることができ、前記アフィンMVP候補のCP2に対する候補動きベクトルは、前記CP2のCPMVPで導出されることができる。また、アフィンMVP候補がCP0に対する候補動きベクトル及びCP2に対する候補動きベクトルを含む場合、前記アフィンMVP候補のCP0に対する候補動きベクトルは、前記CP0のCPMVPで導出されることができ、前記アフィンMVP候補のCP2に対する候補動きベクトルは、前記CP2のCPMVPで導出されることができる。

#### 【0325】

デコード装置は、前記動き予測情報に基づいて前記現在ブロックの前記CPに対するCPMVD (Control Point Motion Vector Differences) を導出する (S2330)。前記動き予測情報は、前記CPの各々に対するCPMVDに関する情報を含むことができ、デコード装置は、前記CPの各々に対する前記CPMVDに関する情報に基づいて前記現在ブロックの前記CPの各々に対する前記CPMVDを導出できる。

#### 【0326】

デコード装置は、前記CPMVP及び前記CPMVDに基づいて前記現在ブロックの前記CPに対するCPMV (Control Point Motion Vectors) を導出する (S2340)。デコード装置は、前記CPの各々に対するCPMVP及びCPMVDに基づいて各CPに対するCPMVを導出できる。例えば、デコード装置は、各CPに対するCPMVP及びCPMVDを加算して前記CPに対するCPMVを導出できる。

#### 【0327】

デコード装置は、前記CPMVに基づいて前記現在ブロックに対する予測サンプルを導出する (S2350)。デコード装置は、前記CPMVに基づいて前記現在ブロックのサブブロック単位またはサンプル単位の動きベクトルを導出できる。すなわち、デコード装置は、前記CPMVに基づいて前記現在ブロックの各サブブロックまたは各サンプルの動きベクトルを導出できる。前記サブブロック単位または前記サンプル単位の動きベクトルは、上述した数式1または数式3に基づいて導出されることができる。前記動きベクトルは、アフィン動きベクトルフィールド (Motion Vector Field, MVF) または動きベクトルアレイと表すことができる。

#### 【0328】

デコード装置は、前記サブブロック単位または前記サンプル単位の動きベクトルに基づいて前記現在ブロックに対する予測サンプルを導出できる。デコード装置は、前記サブブロック単位または前記サンプル単位の動きベクトルに基づいて参照ピクチャ内の参照領域を導出でき、前記参照領域内の復元されたサンプルに基づいて前記現在ブロックの予測サンプルを生成できる。

#### 【0329】

デコード装置は、前記導出された予測サンプルに基づいて前記現在ブロックに対する復元ピクチャを生成する (S2360)。デコード装置は、前記導出された予測サンプルに基づいて前記現在ブロックに対する復元ピクチャを生成できる。デコード装置は、予測モードによって予測サンプルを直ちに復元サンプルとして用いることができ、または、前記予測サンプルにレシデュアルサンプルを加えて復元サンプルを生成することもできる。デコード装置は、前記現在ブロックに対するレシデュアルサンプルが存在する場合、前記ビットストリームから前記現在ブロックに対するレシデュアルに関する情報を取得できる。前記レシデュアルに関する情報は、前記レシデュアルサンプルに関する変換係数を含むこと

ができる。デコード装置は、前記レシデュアル情報に基づいて前記現在ブロックに対する前記レシデュアルサンプル（または、レシデュアルサンプルアレイ）を導出できる。デコード装置は、前記予測サンプルと前記レシデュアルサンプルとに基づいて復元サンプルを生成でき、前記復元サンプルに基づいて復元ブロックまたは復元ピクチャを導出できる。その後、デコード装置は、必要に応じて主観的／客観的画質を向上させるために、デプロッキングフィルタリング及び／又はS A O手順のようなインループフィルタリング手順を前記復元ピクチャに適用できることは上述したとおりである。

#### 【0330】

図24は、本文書に係る画像デコード方法を行うデコード装置の概略を示す。図23において開示された方法は、図24において開示されたデコード装置によって行われることができる。具体的に、例えば、図24の前記デコード装置のエントロピーデコード部は、図23のS2300を行うことができ、図24の前記デコード装置の予測部は、図23のS2310ないしS2350を行うことができ、図24の前記デコード装置の加算部は、図23のS2360を行うことができる。また、例えば、図示されてはいないが、ビットストリームを介して現在ブロックのレシデュアルに関する情報を含む画像情報を取得する過程は、図24の前記デコード装置のエントロピーデコード部によって行われることができ、前記レシデュアル情報に基づいて前記現在ブロックに対する前記レシデュアルサンプルを導出する過程は、図24の前記デコード装置の逆変換部によって行われることができる。

10

#### 【0331】

上述した本文書によれば、アフィン動き予測に基づいた画像符号化の効率を上げることができる。

20

#### 【0332】

また、本文書によれば、アフィンMVP候補リストを導出するにあたって、コンストラクテッドアフィンMVP候補のCPに対する候補動きベクトルが全て利用可能である場合にのみ前記コンストラクテッドアフィンMVP候補を追加でき、これを介してコンストラクテッドアフィンMVP候補を導出する過程及びアフィンMVP候補リストを構成する過程の複雑度を減らし、符号化効率を向上させることができる。

#### 【0333】

また、本文書によれば、アフィンMVP候補リストを導出するにあたって、コンストラクテッドアフィンMVP候補を導出する過程で導出されたCPに対する候補動きベクトルに基づいて追加的なアフィンMVP候補を導出でき、これを介してアフィンMVP候補リストを構成する過程の複雑度を減らし、符号化効率を向上させることができる。

30

#### 【0334】

また、本文書によれば、継承されたアフィンMVP候補を導出する過程で上側周辺ブロックが現在CTUに含まれた場合にのみ上側周辺ブロックを使用して前記継承されたアフィンMVP候補を導出でき、これを介してアフィン予測のためのラインバッファの格納量を減らすことができ、ハードウェア費用を最小化することができる。

#### 【0335】

上述した実施形態において、方法等は、一連のステップまたはブロックとして順序図を基に説明されているが、本文書は、ステップ等の順序に限定されるものではなく、あるステップは、上述と異なるステップと異なる順序でまたは同時に発生することができる。また、当業者であれば、順序図に示されたステップが排他的でなく、他のステップが含まれるか、順序図の1つまたはそれ以上のステップが本文書の範囲に影響を及ぼさずに削除され得ることを理解できるであろう。

40

#### 【0336】

本文書において説明した実施形態等は、プロセッサ、マイクロプロセッサ、コントローラ、またはチップ上で実装されて行われることができる。例えば、各図面において図示した機能ユニットは、コンピュータ、プロセッサ、マイクロプロセッサ、コントローラ、またはチップ上で実装されて行われることができる。この場合、実装のための情報(ex. information on instructions)またはアルゴリズムがデジタル

50

格納媒体に格納されることがある。

**【 0 3 3 7 】**

また、本文書の実施形態が適用されるデコード装置及びエンコード装置は、マルチメディア放送受信装置、モバイル通信端末、ホームシネマビデオ装置、デジタルシネマビデオ装置、監視用カメラ、ビデオ対話装置、ビデオ通信のようなリアルタイム通信装置、モバイルストリーミング装置、格納媒体、カムコーダ、注文型ビデオ（VOD）サービス提供装置、OTTビデオ（Over the top video）装置、インターネットストリーミングサービス提供装置、3次元（3D）ビデオ装置、画像電話ビデオ装置、運送手段端末（ex. 車両端末、飛行機端末、船舶端末等）、及び医療用ビデオ装置などに含まれることができ、ビデオ信号またはデータ信号を処理するために使用されることができる。例えば、OTTビデオ（Over the top video）装置では、ゲームコンソール、ブルーレイプレーヤ、インターネット接続TV、ホームシアターシステム、スマートフォン、タブレットPC、DVR（Digital Video Recorder）などを備えることができる。10

**【 0 3 3 8 】**

また、本文書の実施形態が適用される処理方法は、コンピュータで実行されるプログラムの形態で生産することができ、コンピュータが読み取り可能な記録媒体に格納されることがある。本文書に係るデータ構造を有するマルチメディアデータもコンピュータが読み取り可能な記録媒体に格納されることがある。前記コンピュータが読み取り可能な記録媒体は、コンピュータで読み出すことができるデータが格納されるあらゆる種類の格納装置及び分散格納装置を含む。前記コンピュータが読み取り可能な記録媒体は、例えば、ブルーレイディスク（BD）、ユニバーサル・シリアル・バス（USB）、ROM、PROM、EPROM、EEPROM、RAM、CD-ROM、磁気テープ、フロッピーディスク、及び光学的データ格納装置を含むことができる。また、前記コンピュータが読み取り可能な記録媒体は、搬送波（例えば、インターネットを介しての送信）の形態で実装されたメディアを含む。また、エンコード方法で生成されたビットストリームがコンピュータが読み取り可能な記録媒体に格納されるか、有線／無線通信ネットワークを介して送信されることがある。20

**【 0 3 3 9 】**

また、本文書の実施形態は、プログラムコードによるコンピュータプログラム製品で実装されることができ、前記プログラムコードは、本文書の実施形態によってコンピュータで行われることができる。前記プログラムコードは、コンピュータによって読み取り可能なキャリア上に格納されることがある。30

**【 0 3 4 0 】**

図25は、本文書の実施形態が適用されるコンテンツストリーミングシステム構造図を例示的に示す。

**【 0 3 4 1 】**

本文書の実施形態が適用されるコンテンツストリーミングシステムは、大別して、エンコードサーバ、ストリーミングサーバ、ウェブサーバ、メディア格納所、ユーザ装置、及びマルチメディア入力装置を含むことができる。40

**【 0 3 4 2 】**

前記エンコードサーバは、スマートフォン、カメラ、カムコーダなどのマルチメディア入力装置から入力されたコンテンツをデジタルデータで圧縮してビットストリームを生成し、これを前記ストリーミングサーバに送信する役割をする。他の例として、スマートフォン、カメラ、カムコーダなどのマルチメディア入力装置がビットストリームを直接生成する場合、前記エンコードサーバは省略されることがある。

**【 0 3 4 3 】**

前記ビットストリームは、本文書の実施形態が適用されるエンコード方法またはビットストリーム生成方法により生成されることができ、前記ストリーミングサーバは、前記ビットストリームを送信または受信する過程で一時的に前記ビットストリームを格納すること50

ができる。

【 0 3 4 4 】

前記ストリーミングサーバは、ウェブサーバを介してのユーザ要求に基づいてマルチメディアデータをユーザ装置に送信し、前記ウェブサーバは、ユーザにいかなるサービスがあるかを知らせる媒介の役割をする。ユーザが前記ウェブサーバに望みのサービスを要求すれば、前記ウェブサーバは、これをストリーミングサーバに伝達し、前記ストリーミングサーバは、ユーザにマルチメディアデータを送信する。このとき、前記コンテンツストリーミングシステムは、別の制御サーバを含むことができ、この場合、前記制御サーバは、前記コンテンツストリーミングシステム内の各装置間の命令／応答を制御する役割をする。

【 0 3 4 5 】

前記ストリーミングサーバは、メディア格納所及び／又はエンコードサーバからコンテンツを受信できる。例えば、前記エンコードサーバからコンテンツを受信するようになる場合、前記コンテンツをリアルタイムに受信することができる。この場合、円滑なストリーミングサービスを提供するために、前記ストリーミングサーバは、前記ビットストリームを一定時間の間格納することができる。

10

【 0 3 4 6 】

前記ユーザ装置の例では、携帯電話、スマートフォン(smart phone)、ノートブックコンピュータ(laptop computer)、デジタル放送用端末機、PDA(personal digital assistants)、PMP(portable multimedia player)、ナビゲーション、スレートPC(slate PC)、タブレットPC(tablet PC)、ウルトラブック(ultrabook)、ウェアラブルデバイス(wearable device)、例えば、ウォッチ型端末機(smartwatch)、グラス型端末機(smart glass)、HMD(head mounted display)、デジタルTV、デスクトップコンピュータ、デジタルサイネージなどがありうる。前記コンテンツストリーミングシステム内の各サーバは、分散サーバで運営することができ、この場合、各サーバで受信するデータは分散処理することができる。

20

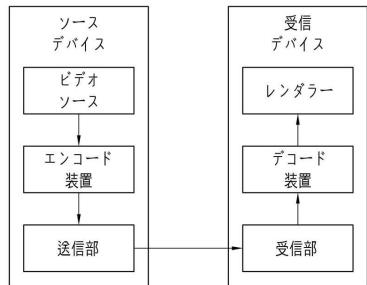
30

40

50

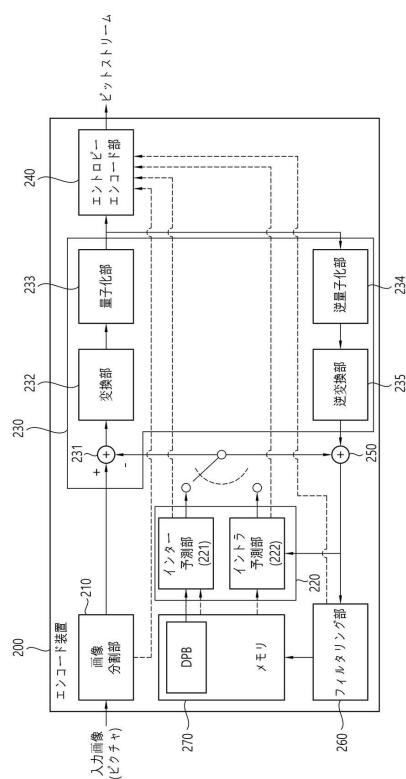
【図面】  
【図 1】

1



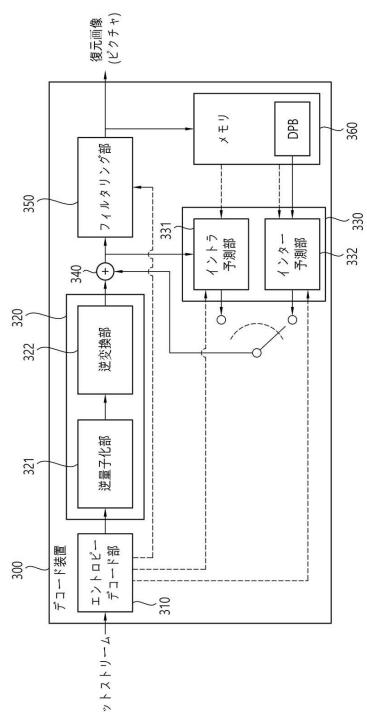
【 四 2 】

四 2



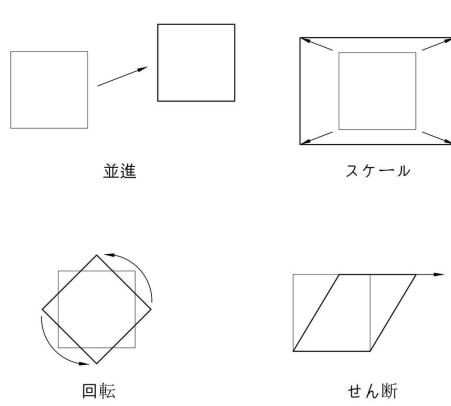
【図3】

3



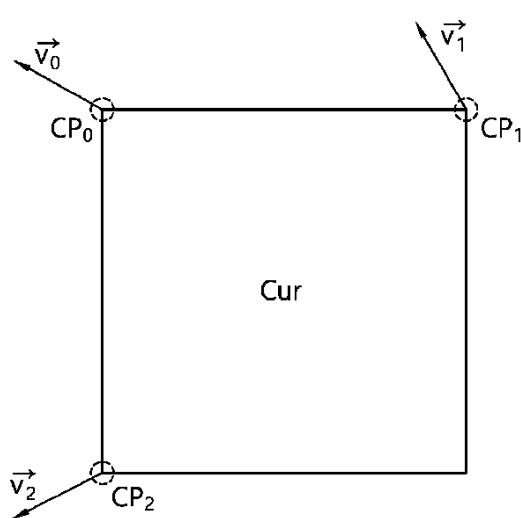
【図4】

4



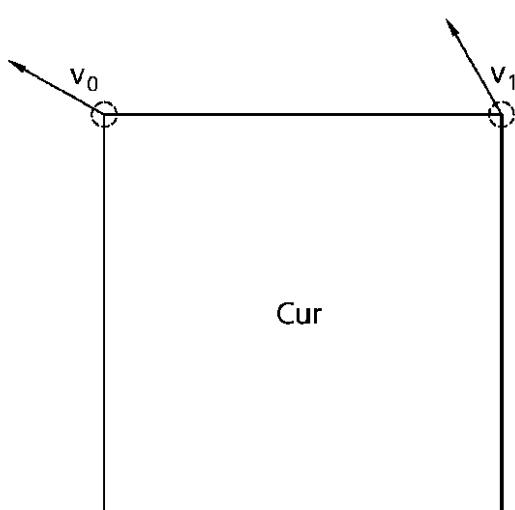
【図 5】

[도5]



【図 6】

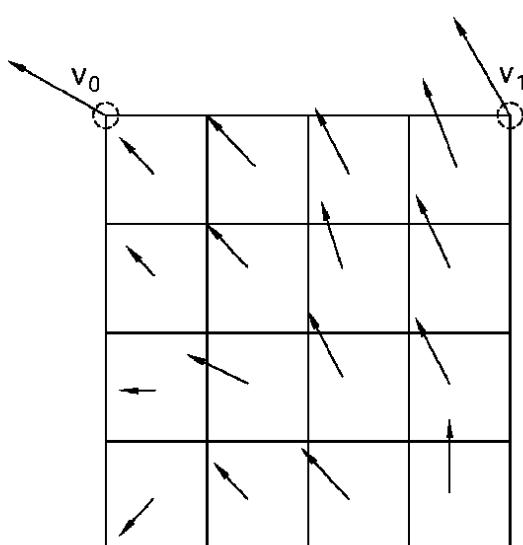
[도6]



10

【図 7】

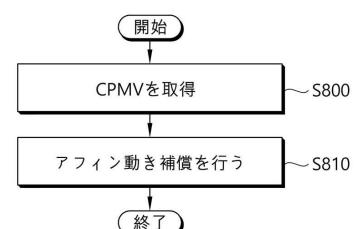
[도7]



【図 8】

図 8

20



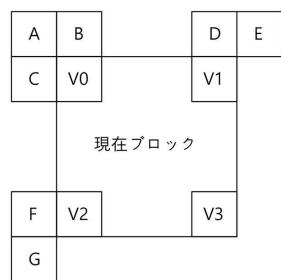
30

40

50

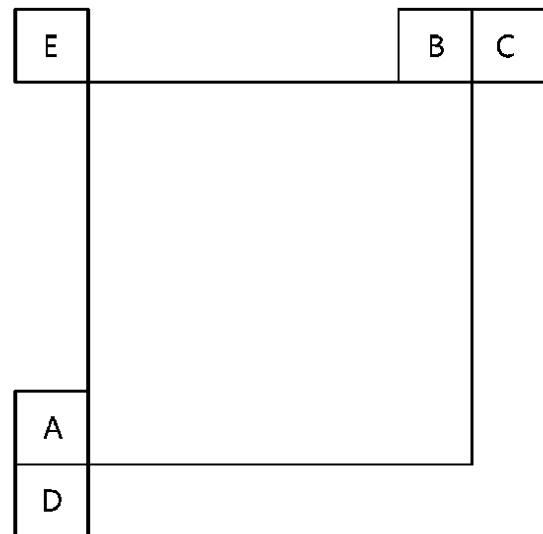
【図 9】

図 9



【図 10】

[E10]

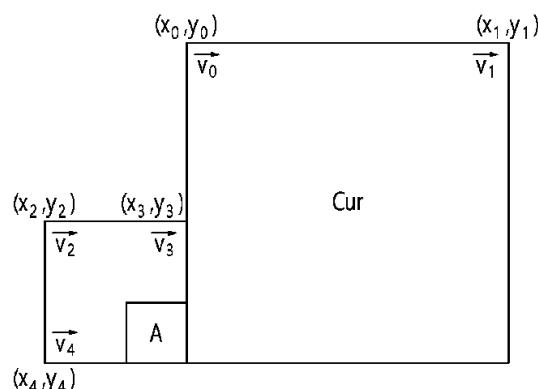


10

20

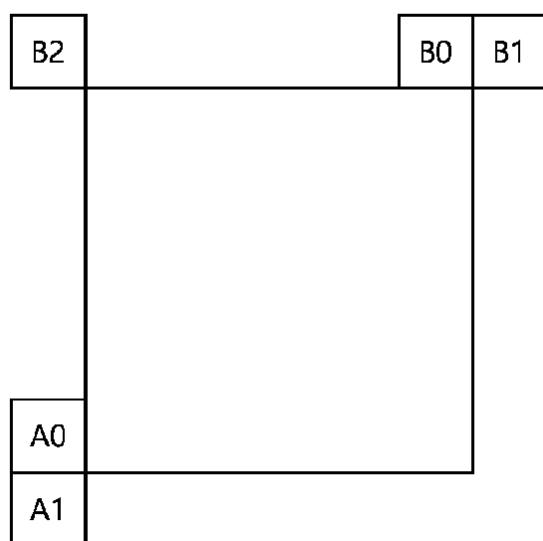
【図 11】

[E11]



【図 12】

[E12]



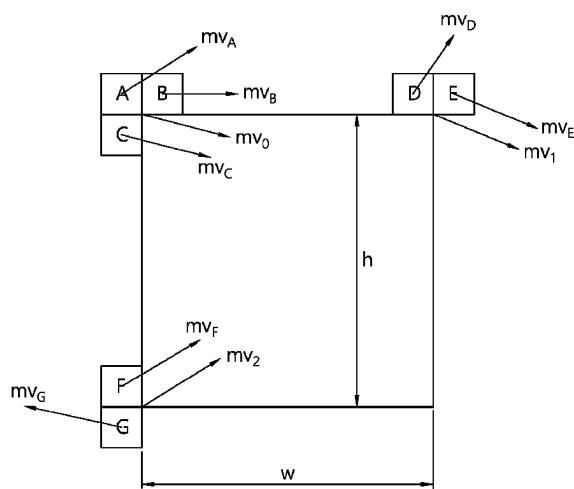
30

40

50

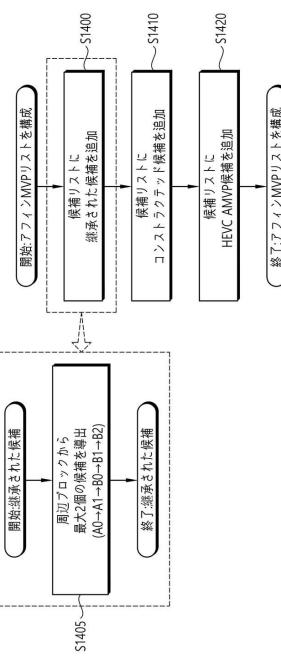
【図 1 3】

[図13]



【図 1 4】

図 14



10

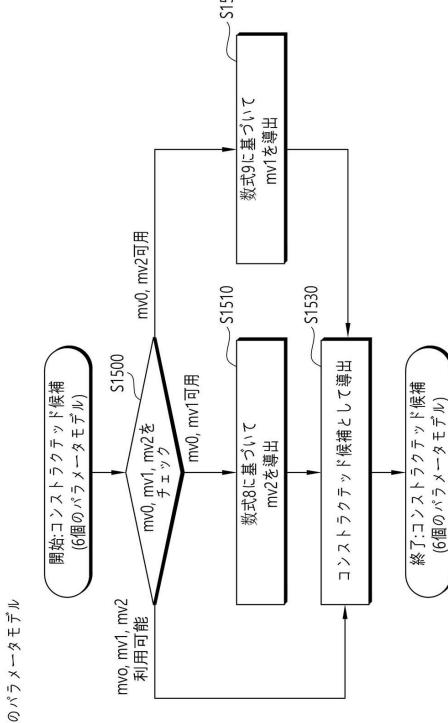
20

30

40

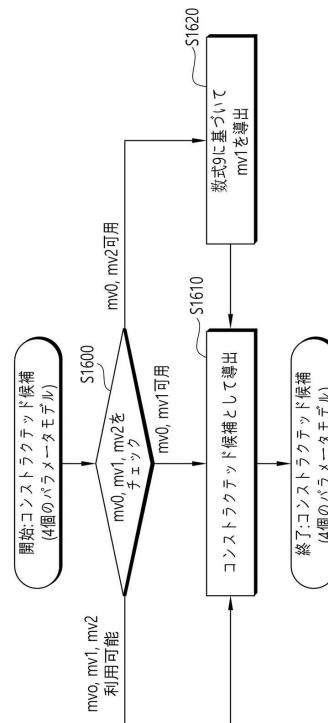
【図 1 5】

図 15



【図 1 6】

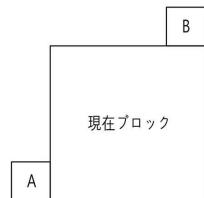
図 16



50

【図 17】

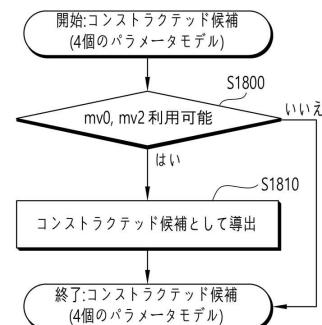
図 17



【図 18】

図 18

10



20

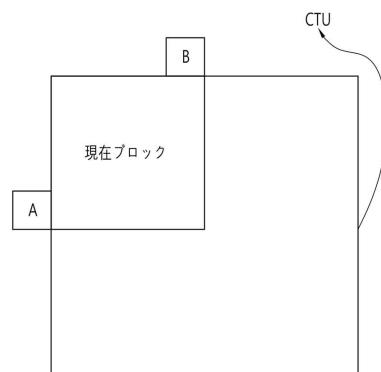
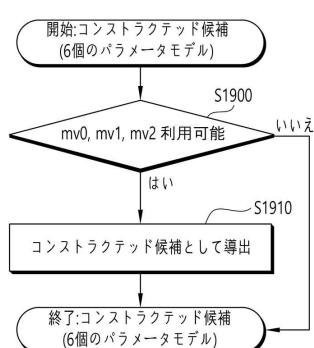
【図 19】

図 19

【図 20 a】

図 20a

30

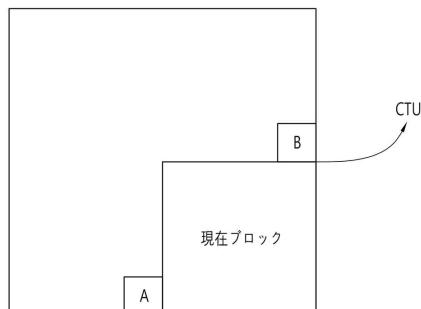


40

50

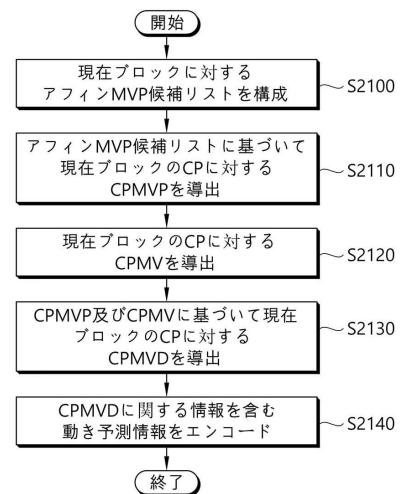
【図 20 b】

図 20b



【図 21】

図 21

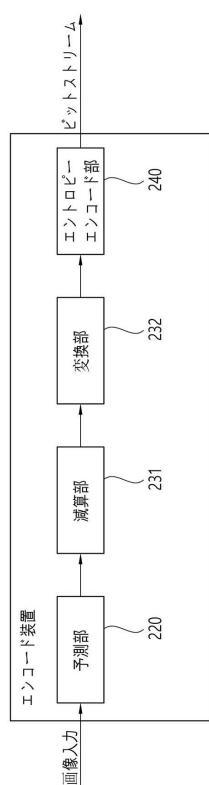


10

20

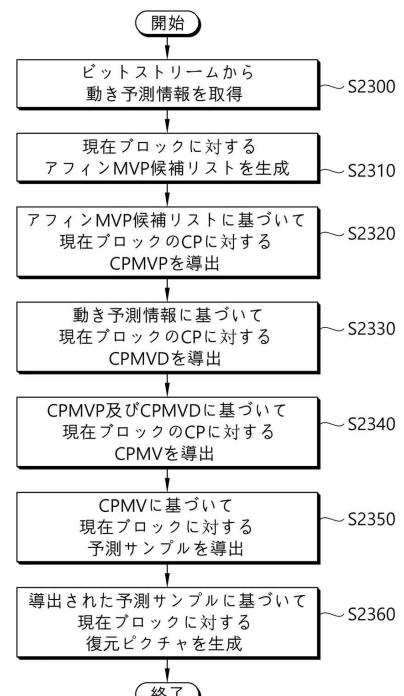
【図 22】

図 22



【図 23】

図 23



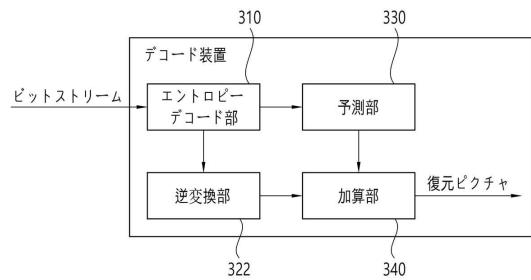
30

40

50

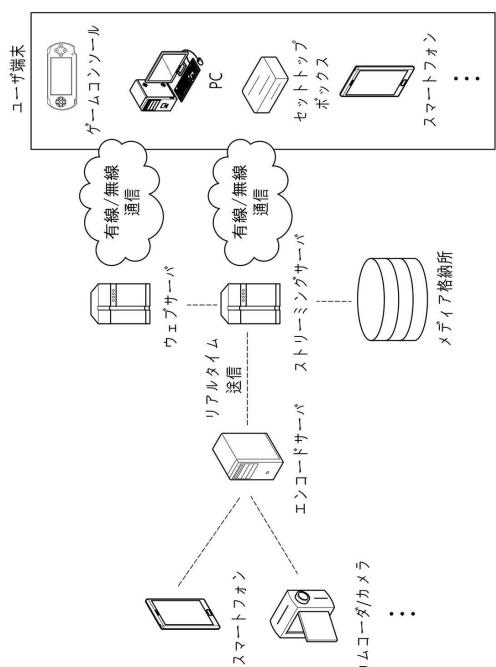
【図 24】

図 24



【図 25】

図 25



10

20

30

40

50

---

フロントページの続き

弁理士 河合 章

(74)代理人 100114018

弁理士 南山 知広

(74)代理人 100159259

弁理士 竹本 実

(72)発明者 イ チェホ

大韓民国, ソウル 06772, ソチョ - ク, ヤンジェ - デロ 11 - ギル, 19, エルジー エレクトロニクス インコーポレイティド, アイピー センター

審査官 古市 徹

(56)参考文献 米国特許出願公開第2018/0098063 (U.S., A1)

Yu Han, et al., CE4.1.3: Affine motion compensation prediction, Joint Video Exploration Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11, JVET-K0337, 2018年07月03日

Minhua Zhou and Brian Heng, Non-CE4: A study on the affine merge mode, Joint Video Experts Team (JVET) of ITU-T SG 16 WP 3 and ISO/IEC JTC 1/SC 29/WG 11, JVET-K0052-v2, 2018年07月08日

(58)調査した分野 (Int.Cl., DB名)

H04N19/00 - 19/98

I E E E X p l o r e