

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
【部門区分】第 6 部門第 3 区分
【発行日】平成 17 年 10 月 20 日 (2005.10.20)

【公開番号】特開 2003-132005 (P2003-132005A)
【公開日】平成 15 年 5 月 9 日 (2003.5.9)
【出願番号】特願 2002-218159 (P2002-218159)
【国際特許分類第 7 版】
G 0 6 F 13/14
【F I】
G 0 6 F 13/14 3 3 0 E

【手続補正書】
【提出日】平成 17 年 6 月 30 日 (2005.6.30)
【手続補正 1】
【補正対象書類名】明細書
【補正対象項目名】特許請求の範囲
【補正方法】変更
【補正の内容】
【特許請求の範囲】
【請求項 1】

システムプロセッサを含む稼働中のコンピュータにおけるコア I / O ハードウェアの取り外し及び交換を行うシステムであって、

前記システムプロセッサに関連するコア I / O 機能を提供する複数の I / O デバイスを各々が含む、第 1 のコア I / O カード及び第 2 のコア I / O カードを備えており、

前記コンピュータ内に取り付けられている前記各カード上の前記 I / O デバイスの内の少なくとも 1 つが、通信バスを介して前記システムプロセッサに結合され、

前記システムプロセッサから前記通信バスを介して送信された前記第 1 の I / O カードの障害を示す信号に応じて、該第 1 の I / O カードが実行していた機能を前記第 2 のコア I / O カードが実行すると共に、該第 1 の I / O カードがそのカードスロットから取り外されて交換される、システム。

【請求項 2】

システムプロセッサに関連するコア I / O 機能进行操作するためのコア I / O カードであって、

複数の I / O デバイスと、

複数の電源コントローラとを含み、

該カード上の前記デバイスの各々が前記電源コントローラに 1 つずつ別々に接続され、

該カード上の前記デバイスのうちの少なくとも 1 つが通信バスを介して前記システムプロセッサに結合される、コア I / O カード。

【請求項 3】

コンピュータシステムが稼働中の状態で該コンピュータシステム内のコア I / O ハードウェアの取り外し及び交換を行う方法であって、該コンピュータシステムがシステムプロセッサ上で実行されるオペレーティングシステムを含み、

(a) 第 1 のコア I / O カード上のコア I / O ハードウェアが交換されるべきことをオペレーティングシステムに通知し、

(b) 前記システムプロセッサにより使用される I / O リソースを、前記第 1 のコア I / O カード上のコア I / O ハードウェアと同一機能のコア I / O ハードウェアを有する第 2 のコア I / O カードへ再マッピングし、

(c) 前記第 1 のコア I / O カードに関する全ての I / O ドライバを無効にし、

(d) 前記第 1 のコア I / O カードの交換が完了したときをオペレーティングシステムに

通知し、

(e) 前記第 1 のコア I / O カードに関する I / O ドライバを再起動し、

(f) 適当なリソースを前記第 1 のコア I / O カードに再マッピングする、
という各ステップを有する方法。