

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成17年10月20日(2005.10.20)

【公開番号】特開2003-132005(P2003-132005A)

【公開日】平成15年5月9日(2003.5.9)

【出願番号】特願2002-218159(P2002-218159)

【国際特許分類第7版】

G 0 6 F 13/14

【F I】

G 0 6 F 13/14 3 3 0 E

【手続補正書】

【提出日】平成17年6月30日(2005.6.30)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

システムプロセッサを含む稼働中のコンピュータにおけるコアI/Oハードウェアの取り外し及び交換を行うシステムであって、

前記システムプロセッサに関連するコアI/O機能を提供する複数のI/Oデバイスを各々が含む、第1のコアI/Oカード及び第2のコアI/Oカードを備えており、

前記コンピュータ内に取り付けられている前記各カード上の前記I/Oデバイスの内の少なくとも1つが、通信バスを介して前記システムプロセッサに結合され、

前記システムプロセッサから前記通信バスを介して送信された前記第1のI/Oカードの障害を示す信号に応じて、該第1のI/Oカードが実行していた機能を前記第2のコアI/Oカードが実行すると共に、該第1のI/Oカードがそのカードスロットから取り外されて交換される、システム。

【請求項2】

システムプロセッサに関連するコアI/O機能を操作するためのコアI/Oカードであって、

複数のI/Oデバイスと、

複数の電源コントローラとを含み、

該カード上の前記デバイスの各々が前記電源コントローラに1つずつ別々に接続され、該カード上の前記デバイスのうちの少なくとも1つが通信バスを介して前記システムプロセッサに結合される、コアI/Oカード。

【請求項3】

コンピュータシステムが稼働中の状態で該コンピュータシステム内のコアI/Oハードウェアの取り外し及び交換を行う方法であって、該コンピュータシステムがシステムプロセッサ上で実行されるオペレーティングシステムを含み、

(a) 第1のコアI/Oカード上のコアI/Oハードウェアが交換されるべきことをオペレーティングシステムに通知し、

(b) 前記システムプロセッサにより使用されるI/Oリソースを、前記第1のコアI/Oカード上のコアI/Oハードウェアと同一機能のコアI/Oハードウェアを有する第2のコアI/Oカードへ再マッピングし、

(c) 前記第1のコアI/Oカードに関する全てのI/Oドライバを無効にし、

(d) 前記第1のコアI/Oカードの交換が完了したときをオペレーティングシステムに

通知し、

- (e) 前記第1のコアI/Oカードに関するI/Oドライバを再起動し、
 - (f) 適当なリソースを前記第1のコアI/Oカードに再マッピングする、
- という各ステップを有する方法。