



(19)中華民國智慧財產局

(12)發明說明書公告本 (11)證書號數：TW I504269 B

(45)公告日：中華民國 104 (2015) 年 10 月 11 日

(21)申請案號：101114164 (22)申請日：中華民國 97 (2008) 年 06 月 26 日

(51)Int. Cl. : *H04N7/081 (2006.01)* *H04N5/38 (2006.01)*
H04N5/44 (2011.01) *H04L5/00 (2006.01)*
H03K19/0175(2006.01)

(30)優先權：2007/06/26 日本 2007-168176

(71)申請人：新力股份有限公司 (日本) SONY CORPORATION (JP)
日本

(72)發明人：市村元 ICHIMURA, GEN (JP)；田尾昭彥 TAO, AKIHIKO (JP)

(74)代理人：林志剛

(56)參考文獻：
US 2004/0268408A1 US 2007/0011712A1

審查人員：賴文能

申請專利範圍項數：16 項 圖式數：40 共 153 頁

(54)名稱

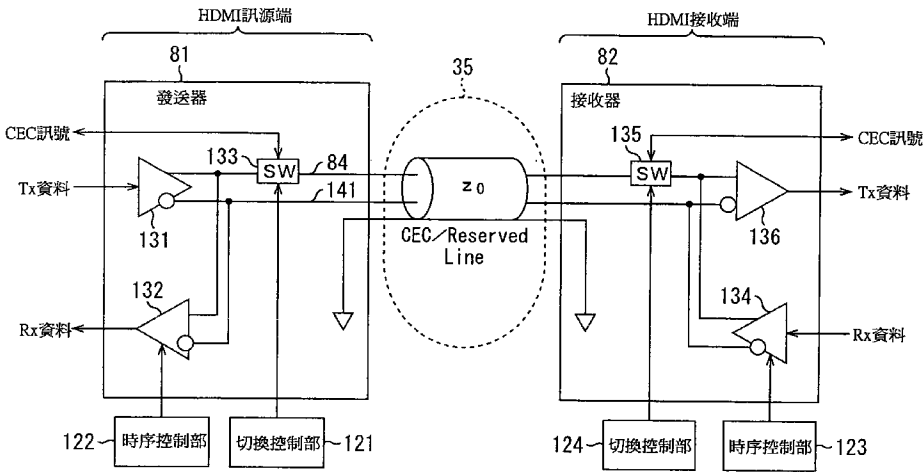
通訊系統、送訊裝置、收訊裝置、通訊方法、及通訊程式

(57)摘要

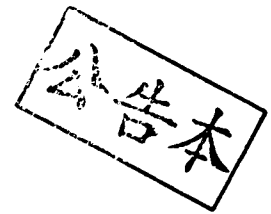
本發明係有關於，可一面保持相容性，一面高速進行雙向通訊的通訊系統、送訊裝置、收訊裝置、通訊方法、程式、及通訊纜線。

HDMI(R)訊源端(71)與 HDMI(R)接收端(72)是使用 CEC 線(84)及訊號線(141)進行雙向 IP 通訊時，切換控制部(121)，係於資料送訊時，藉由切換器(133)使來自轉換部(131)的構成差動訊號之部分訊號會被選擇，於資料送訊時，藉由切換器(133)使來自接收器(82)的構成差動訊號之部分訊號會被選擇，以此方式來控制切換器(133)；在僅用 CEC 線(84)進行雙向通訊時，切換控制部(121)，係藉由切換器(133)使來自 HDMI(R)訊源端(71)或接收器(82)的 CEC 訊號會被選擇的方式，來控制切換器(133)。本發明係可適用於例如 HDMI(R)上。

圖6



- 35 . . . HDMI 纜線
- 81 . . . 發送器
- 82 . . . 接收器
- 84 . . . CEC 線
- 133 . . . 開關
- 141 . . . 訊號線
- 131 . . . 轉換部
- 132 . . . 解碼部
- 122 . . . 時序控制部
- 121 . . . 切換控制部
- 135 . . . 開關
- 136 . . . 解碼部
- 134 . . . 轉換部
- 123 . . . 時序控制部
- 124 . . . 切換控制部



發明專利說明書

(本申請書格式、順序，請勿任意更動，※記號部分請勿填寫)

※申請案號：101114164

※申請日期：97.6.26

※IPC 分類：H04N 7/08 (2006.01)

H04N 5/38 (2006.01)

原申請案號：097123938

H04N 5/44 (2011.01)

H04L 5/00 (2006.01)

一、發明名稱：(中文/英文)

H03K 19/0175 (2006.01)

通訊系統、送訊裝置、收訊裝置、通訊方法、及通訊程式

二、中文發明摘要：

本發明係有關於，可一面保持相容性，一面高速進行雙向通訊的通訊系統、送訊裝置、收訊裝置、通訊方法、程式、及通訊纜線。

HDMI(R)訊源端 (71) 與 HDMI(R)接收端 (72) 是使用 CEC 線 (84) 及訊號線 (141) 進行雙向 IP 通訊時，切換控制部 (121)，係於資料送訊時，藉由切換器 (133) 使來自轉換部 (131) 的構成差動訊號之部分訊號會被選擇，於資料送訊時，藉由切換器 (133) 使來自接收器 (82) 的構成差動訊號之部分訊號會被選擇，以此方式來控制切換器 (133)；在僅用 CEC 線 (84) 進行雙向通訊時，切換控制部 (121)，係藉由切換器 (133) 使來自 HDMI(R)訊源端 (71) 或接收器 (82) 的 CEC 訊號會被選擇的方式，來控制切換器 (133)。本發明係可適用於例如 HDMI(R)上。

三、英文發明摘要：

四、指定代表圖：

(一) 本案指定代表圖為：第(6)圖。

(二) 本代表圖之元件符號簡單說明：

35：HDMI 纜線

81：發送器

82：接收器

84：CEC 線

133：開關

141：訊號線

131：轉換部

132：解碼部

122：時序控制部

121：切換控制部

135：開關

136：解碼部

134：轉換部

123：時序控制部

124：切換控制部

五、本案若有化學式時，請揭示最能顯示發明特徵的化學式：無

六、發明說明：

【發明所屬之技術領域】

本發明係有關於通訊系統、送訊裝置、收訊裝置、通訊方法、程式、及通訊纜線，尤其是有關於，可將非壓縮的影像的像素資料予以單向高速傳輸的例如 HDMI(High Definition Multimedia Interface)(R)等通訊介面中，能夠一面保持相容性，一面進行高送通訊的通訊系統、送訊裝置、收訊裝置、通訊方法、程式、及通訊纜線。

【先前技術】

近年來，從例如 DVD(Digital Versatile Disc)錄影機或機上盒、其他 AV(Audio Visual)訊源，對電視受像機、投影機、其他顯示器，高速地傳輸數位電視訊號亦即非壓縮(基帶)之影像的像素資料、與附隨於該影像的聲音資料用的通訊介面，HDMI(R)正日益普及。

關於 HDMI(R)，在 HDMI 的規格書中係規定有，用來將像素資料與聲音資料高速地從 HDMI(R)訊源端往 HDMI(R)接收端進行單向傳輸的 TMDS(Transition Minimized Differential Signaling)通道，還有在 HDMI(R)訊源端與 HDMI(R)接收端之間進行雙向通訊所用之 CEC 線(Consumer Electronics Control Line)等。

例如，如圖1所示，將數位電視受像機11、AV擴大機12以依照 HDMI(R)之 HDMI(R)纜線13加以連接，就可高速地傳輸像素資料及聲音資料。

在圖1中，使用者住宅的圖中，在設於左側的客廳內設置有數位電視受像機11、AV擴大機12、及再生裝置14，數位電視受像機11及AV擴大機12，還有AV擴大機12及再生裝置14，是以HDMI(R)纜線13及HDMI(R)纜線15而連接。

又，在客廳中係設置有集線器16，數位電視受像機11及再生裝置14，係藉由網路線17及網路線18而連接至集線器16。然後，圖中，設在客廳右側的寢室中，設置有數位電視受像機19，數位電視受像機19，係透過網路線20而連接至集線器16。

例如，將再生裝置14中所記錄之內容予以再生，在數位電視受像機11上顯示影像的時候，再生裝置14係將用來使內容再生所需之像素資料及聲音資料加以解碼，將其結果所得到的非壓縮像素資料及聲音資料，透過HDMI(R)纜線15、AV擴大機12、及HDMI(R)纜線13而供給至數位電視受像機11。然後，數位電視受像機11，係基於從再生裝置14所供給來的像素資料及聲音資料，而顯示出影像、輸出聲音等等。

又，將再生裝置14中所記錄之內容予以再生，在數位電視受像機11及數位電視受像機19上同時顯示影像的時候，再生裝置14係將被壓縮過的用來使內容再生所需之像素資料及聲音資料，透過網路線18、集線器16、及網路線17而供給至數位電視受像機11，同時，透過網路線18、集線器16、及網路線20而供給至數位電視受像機19。

然後，數位電視受像機 11 及數位電視受像機 19，係將從再生裝置 14 所供給來的像素資料及聲音資料加以解碼，基於其結果所得之非壓縮的像素資料及聲音資料，而顯示出影像、輸出聲音等等。

甚至，當數位電視受像機 11 是接收著用來再生電視廣播節目的像素資料及聲音資料的情況下，所被接收的聲音資料例如是 5.1 聲道的聲音資料等，數位電視受像機 11 無法將所接收之聲音資料進行解碼的時候，數位電視受像機 11 係將聲音資料轉換成光訊號然後發送給 AV 擴大機 12。

AV 擴大機 12，係接收從數位電視受像機 11 發送過來的光訊號並進行光電轉換，將其所得之聲音資料加以解碼。然後，AV 擴大機 12 係將已被解碼的非壓縮之聲音資料依照需要而加以增幅，於 AV 擴大機 12 所連接的音響揚聲器上再生聲音。藉此，數位電視受像機 11 係將所接收的像素資料予以解碼，以解碼過的像素資料來顯示影像，並基於供給至 AV 擴大機 12 的聲音資料，以 AV 擴大機 12 輸出聲音，來再生 5.1 聲道節目。

順便一提，關於 HDMI(R)，在將像素資料與聲音資料，從 HDMI(R) 訊源端傳輸至 HDMI(R) 接收端時，藉由將資料的傳輸予以 ON、OFF，就可抑制多餘資料的裝置是已被提出(例如參照專利文獻 1)。

甚至，關於 HDMI(R)，藉由 HDMI(R) 訊源端是以切換開關來切換進行像素資料與聲音資料之輸出的端子，就可不必插拔將 HDMI(R) 訊源端與 HDMI(R) 接收端予以連接的

纜線，而可在複數的 HDMI(R)接收端當中，對所希望的 HDMI(R)接收端，輸出像素資料與聲音資料，此種裝置已被提出(例如參照專利文獻2)。

〔專利文獻1〕日本特開2005-57714號公報

〔專利文獻2〕日本特開2006-19948號公報

【發明內容】

〔發明所欲解決之課題〕

如上述，在 HDMI(R)中，可將像素資料與聲音資料，高速地從 HDMI(R)訊源端往 HDMI(R)接收端單向地加以傳輸，且可在 HDMI(R)訊源端與 HDMI(R)接收端之間進行雙向通訊。

可是，在現行的 HDMI(R)中能夠進行的雙向通訊之傳輸速率係為數百 bps，因此，在 HDMI(R)訊源端與 HDMI(R)接收端之間，無法高速地進行像是雙向的 IP(Internet Protocol)通訊等之雙向通訊。

因此，包含專利文獻1或專利文獻2中所記載的裝置，於 HDMI(R)中進行雙向 IP 通訊時，以 IP 通訊進行傳輸的資料之資料量是受到限制。又，若將資料量多的資料以 IP 通訊加以傳輸，會發生很大的延遲時間。因此，例如，在需要雙向傳輸壓縮過的影像等資料量較多之資料的應用程式，或需要高速回應的應用程式中，要使用 HDMI(R)是有困難的。

於是，例如，在 HDMI(R)訊源端與 HDMI(R)接收端的

HDMI(R)用連接器中，設置雙向高速 IP 通訊用的專用腳位，使用該專用腳位來高速地進行雙向 IP 通訊的方法係被考慮。

可是在此同時，若在現行的 HDMI(R)連接器中設置專用腳位，則會損及與現行 HDMI(R)的相容性。

本發明係有鑑於此種狀況而研發，使得非壓縮的影像像素資料能夠單向高速傳輸，例如於 HDMI(R)等之通訊介面中，可一面保持相容性，一面進行高速的雙向通訊。

[用以解決課題之手段]

本發明之第 1 觀點的通訊系統，係屬於由送訊裝置，係從 1 垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將非壓縮之 1 畫面份的影像之像素資料，藉由第 1 差動訊號，單向地發送至收訊裝置；和收訊裝置，係將從前記送訊裝置所發送過來的前記第 1 差動訊號加以接收；所構成的通訊系統，其特徵為，前記送訊裝置係具備：第 1 轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第 1 部分訊號及第 2 部分訊號所成之第 2 差動訊號，將前記第 1 部分訊號透過第 1 訊號線而發送至前記收訊裝置，同時還輸出前記第 2 部分訊號；和第 1 選擇手段，係將有關控制之訊號的送訊訊號、或是從前記第 1 轉換手段所輸出的前記第 2 部分訊號當中之任一者加以選擇，將所選擇的訊號，透過第 2 訊號線而發送至前記收訊裝

置；和第1控制手段，係進行控制，以使得：若將前記送訊訊號發送給前記收訊裝置時，則藉由前記第1選擇手段而使前記送訊訊號被選擇；若將前記第2差動訊號發送給前記收訊裝置時，則藉由前記第1選擇手段而使前記第2部分訊號被選擇；和第1解碼手段，係將從前記收訊裝置所發送過來的第3差動訊號加以收訊，解碼成原本的資料；前記收訊裝置係具備：第2轉換手段，係將屬於送訊之資料而異於前記像素資料的資料，轉換成前記第3差動訊號然後發送至前記送訊裝置；和第2解碼手段，係將從前記送訊裝置所發送過來的第2差動訊號加以收訊，解碼成原本的資料；和第2選擇手段，係將前記送訊訊號或前記第2部分訊號當中之任一者加以選擇；和第2控制手段，係進行控制，以使得若接收前記送訊訊號時，則藉由前記第2選擇手段以使前記送訊訊號被選擇並接收；若接收前記第2差動訊號時，則藉由前記第2選擇手段以使前記第2部分訊號被選擇，然後前記第2部分訊號是被前記第2解碼手段所接收。

本發明之第1觀點的通訊方法，係屬於由送訊裝置，係從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號，單向地發送至收訊裝置；和收訊裝置，係將從前記送訊裝置所發送過來的第1差動訊號加以接收；所構成的通訊系統的通訊方法，其特徵為，前記送訊裝置

係具備：第1轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，將前記第1部分訊號透過第1訊號線而發送至前記收訊裝置，同時還輸出前記第2部分訊號；和第1選擇手段，係將有關控制之訊號的送訊訊號、或是從前記第1轉換手段所輸出的前記第2部分訊號當中之任一者加以選擇，將所選擇的訊號，透過第2訊號線而發送至前記收訊裝置；和第1解碼手段，係將從前記收訊裝置所發送過來的第3差動訊號加以收訊，解碼成原本的資料；前記收訊裝置係具備：第2轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成前記第3差動訊號然後發送至前記送訊裝置；和第2解碼手段，係將從前記送訊裝置所發送過來的第2差動訊號加以收訊，解碼成原本的資料；和第2選擇手段，係將前記送訊訊號或前記第2部分訊號當中之任一者加以選擇；且含有以下步驟：

● 若前記送訊訊號是被發送給前記收訊裝置時，則進行控制以藉由前記第1選擇手段來使前記送訊訊號被選擇；若前記第2差動訊號是被發送給前記收訊裝置時，則進行控制以藉由前記第1選擇手段來使前記第2部分訊號被選擇；若前記送訊訊號是被前記收訊裝置所接收時，則進行控制以藉由前記第2選擇手段來使前記送訊訊號被選擇並接收；若前記第2差動訊號是被前記收訊裝置所接收時，則進行控制以藉由前記第2選擇手段來使前記第2部分訊號被選擇，然後前記第2部分訊號是被前記第2解碼手段所接收。

於本發明之第1觀點中，係於前記送訊裝置中，屬於送訊之資料而且異於像素資料的資料，是被轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，前記第1部分訊號是透過第1訊號線而被發送至前記收訊裝置，同時，前記第2部分訊號是被輸出，將有關控制之訊號的送訊訊號、或是已被輸出的前記第2部分訊號當中之任一者加以選擇，已被選擇的訊號，係透過第2訊號線而被發送至前記收訊裝置。此處，若將前記送訊訊號發送給前記收訊裝置時，則進行控制以使前記送訊訊號被選擇；若將前記第2差動訊號發送給前記收訊裝置時，則進行控制以使前記第2部分訊號被選擇。又，從前記收訊裝置所發送過來的第3差動訊號係被接收，並被解碼成原本的資料。

另一方面，於前記收訊裝置中，屬於送訊之資料而異於前記像素資料的資料，是被轉換成前記第3差動訊號然後被發送至前記送訊裝置，從前記送訊裝置所發送過來的前記第2差動訊號係被接收，被解碼成原本的資料，前記送訊訊號或前記第2部分訊號當中的任一者係被選擇。此處，係進行控制，以使得若發送前記送訊訊號時，則前記送訊訊號會被選擇而被接收；若接收前記第2差動訊號時，則前記第2部分訊號會被選擇而被接收。

本發明之第2觀點的送訊裝置，係屬於從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號，單向地

發送至收訊裝置的送訊裝置，其特徵為，具備：轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，將前記第1部分訊號透過第1訊號線而發送至前記收訊裝置，同時還輸出前記第2部分訊號；和第1選擇手段，係將有關控制之訊號的第1送訊訊號、或是從前記轉換手段所輸出的前記第2部分訊號當中之任一者加以選擇，將所選擇的訊號，透過第2訊號線而發送至前記收訊裝置；和第1控制手段，係進行控制，以使得：若將前記第1送訊訊號發送給前記收訊裝置時，則藉由前記第1選擇手段以使前記第1送訊訊號被選擇；若將前記第2差動訊號發送給前記收訊裝置時，則藉由前記第1選擇手段以使前記第2部分訊號被選擇；解碼手段，係將從前記收訊裝置所發送過來的第3部分訊號與第4部分訊號所成之第3差動訊號加以收訊，解碼成原本的資料。

可令前記解碼手段，將透過前記第2訊號線所發送過來的前記第3部分訊號、和透過前記第1訊號線所發送過來的前記第4部分訊號所成的前記第3差動訊號，加以接收；令前記第1選擇手段，將前記第2部分訊號或者是前記第3部分訊號、或是前記第1送訊訊號，加以選擇；令前記第1控制手段進行控制，若接收前記第3差動訊號時，則以藉由前記第1選擇手段以使前記第3部分訊號被選擇，然後前記第3部分訊號是被前記解碼手段所接收。

可令前記第1選擇手段，將前記第2部分訊號或者是前

記第3部分訊號、或是前記第1送訊訊號、或者是透過前記第2訊號線而從前記收訊裝置所發送過來的有關控制之訊號的收訊訊號加以選擇，若前記收訊訊號已被選擇時，則令其將所選擇之前記收訊訊號加以接收並輸出。

可令前記解碼手段，將透過第3訊號線所發送過來的前記第3部分訊號、和透過第4訊號線所發送過來的前記第4部分訊號所成的前記第3差動訊號，加以接收；且可更設置：第2選擇手段，係將前記第3部分訊號、或是發送給前記收訊裝置的有關控制之訊號的第2送訊訊號當中的任一者，加以選擇；和第3選擇手段，係將前記第4部分訊號、或是發送給前記收訊裝置的第3送訊訊號當中的任一者，加以選擇；和第2控制手段，係若將前記第2送訊訊號及前記第3送訊訊號發送給前記收訊裝置時，則進行控制，藉由前記第2選擇手段以使前記第2送訊訊號被選擇，然後前記第2送訊訊號是透過前記第3訊號線而被發送至前記收訊裝置，同時還藉由前記第3選擇手段以使前記第3送訊訊號被選擇，然後前記第3送訊訊號是透過前記第4訊號線而被發送至前記收訊裝置；若接收前記第3差動訊號時，則進行控制，藉由前記第2選擇手段以使前記第3部分訊號被選擇並被前記解碼手段所接收，藉由前記第3選擇手段以使前記第4部分訊號被選擇並被前記解碼手段所接收。

可令前記第1選擇手段，將前記第2部分訊號、或是前記第1送訊訊號、或者是透過前記第2訊號線而從前記收訊裝置所發送過來的有關控制之訊號的第1收訊訊號加以選

擇，若前記第1收訊訊號已被選擇時，則將所選擇之前記第1收訊訊號加以輸出；可令前記第2選擇手段，係將前記第3部分訊號、或是前記第2送訊訊號、或者是透過前記第3訊號線而從前記收訊裝置所發送過來的有關控制之訊號的第2收訊訊號加以選擇，若前記第2收訊訊號已被選擇時，則將所選擇之前記第2收訊訊號加以接收並輸出。

前記第1送訊訊號及前記第1收訊訊號，係為前記送訊裝置或前記收訊裝置之控制用的資料亦即 CEC(Consumer Electronics Control)訊號；前記第2收訊訊號，係為控制時所使用的有關前記收訊裝置之性能之資訊的 E-EDID(Enhanced Extended Display Identification Data)；被轉換成前記第2差動訊號的資料、以及前記第3差動訊號被解碼所得到之資料，係為依照 IP(Internet Protocol)規格之資料；可令前記第1控制手段，在前記第2收訊訊號已被接收後，進行控制以藉由前記第1選擇手段來使前記第2部分訊號被選擇；可令前記第2控制手段，在前記第2收訊訊號已被接收後，進行控制以藉由前記第2選擇手段及前記第3選擇手段，來使前記第3部分訊號及前記第4部分訊號被選擇。

本發明之第2觀點的通訊方法或程式，係屬於從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號，單向地發送至收訊裝置的送訊裝置的通訊方法或用來控制送訊裝置之讓電腦執行之程式，其特徵為，前記送訊裝置

係具備：轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，將前記第1部分訊號透過第1訊號線而發送至前記收訊裝置，同時還輸出前記第2部分訊號；和選擇手段，係將有關控制之訊號的送訊訊號、或是從前記轉換手段所輸出的前記第2部分訊號當中之任一者加以選擇，將所選擇的訊號，透過第2訊號線而發送至前記收訊裝置；和解碼手段，係將從前記收訊裝置所發送過來的第3差動訊號加以收訊，解碼成原本的資料；且含有以下步驟：若將前記送訊訊號發送給前記收訊裝置時，則進行控制以藉由前記選擇手段來使前記送訊訊號被選擇；若將前記第2差動訊號發送給前記收訊裝置時，則進行控制以藉由前記選擇手段來使前記第2部分訊號被選擇。

於本發明之第2觀點中，屬於送訊之資料而且異於像素資料的資料，是被轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，前記第1部分訊號是透過第1訊號線而被發送至前記收訊裝置，同時，前記第2部分訊號是被輸出，將有關控制之訊號的第1送訊訊號、或是已被輸出的前記第2部分訊號當中之任一者加以選擇，已被選擇的訊號，係透過第2訊號線而被發送至前記收訊裝置。此處係進行控制，若將前記第1送訊訊號發送給前記收訊裝置時，則使前記第1送訊訊號被選擇；若將前記第2差動訊號發送給前記收訊裝置時，則使前記第2部分訊號被選擇。又，從前記收訊裝置所發送過來的第3部分訊號與第4部分

訊號所成之第3差動訊號係被收訊，並被解碼成原本的資料。

本發明之第3觀點的收訊裝置，係屬於從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將從送訊裝置單向發送過來的非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號而加以接收的收訊裝置，其特徵為，具備：解碼手段，係將透過第1訊號線而從前記送訊裝置所發送過來的第1部分訊號、和透過第2訊號線而從前記送訊裝置所發送過來的第2部分訊號所成之第2差動訊號加以接收，並解碼成原本的資料；和第1選擇手段，係將前記第1部分訊號、或是透過前記第1訊號線而從前記送訊裝置所發送過來的有關控制之訊號的第1收訊訊號當中的任一者，加以選擇；和第1控制手段，係進行控制，以使得：若接收前記第1收訊訊號時，則藉由前記第1選擇手段以使前記第1收訊訊號被選擇而接收；若接收前記第2差動訊號時，則藉由前記第1選擇手段以使前記第1部分訊號被選擇然後被前記解碼手段所接收；和轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第3部分訊號及第4部分訊號所成之第3差動訊號，然後發送給前記送訊裝置。

可令前記轉換手段，除了輸出前記第3部分訊號，同時還將前記第4部分訊號透過前記第2訊號線而發送給前記送訊裝置；令前記第1選擇手段，將前記第1收訊訊號、或

是前記第1部分訊號、或者是從前記轉換手段所輸出之前記第3部分訊號，加以選擇；令前記第1控制手段，若發送前記第3差動訊號時，則進行控制以藉由前記第1選擇手段以使前記第3部分訊號被選擇，並透過前記第1訊號線而發送給前記送訊裝置。

可令前記第1選擇手段，將前記第1部分訊號或者是前記第3部分訊號、或是前記第1收訊訊號、或者是有關控制之訊號的送訊訊號加以選擇，若前記送訊訊號已被選擇時，則將所選擇之前記送訊訊號，透過前記第1訊號線而發送給前記送訊裝置。

令前記轉換手段，將前記第3部分訊號及前記第4部分訊號加以輸出；且可更設置：第2選擇手段，係將從前記轉換手段所輸出的前記第3部分訊號、或是透過第3訊號線而從前記送訊裝置所發送過來的有關控制之訊號的第2收訊訊號當中的任一者，加以選擇；和第3選擇手段，係將從前記轉換手段所輸出的前記第4部分訊號、或是透過第4訊號線而從前記送訊裝置所發送過來的第3收訊訊號當中的任一者，加以選擇；和第2控制手段，係若接收前記第2收訊訊號及前記第3收訊訊號時，則進行控制，藉由前記第2選擇手段以使前記第2收訊訊號被選擇而接收，同時還藉由前記第3選擇手段以使前記第3收訊訊號被選擇而接收；若發送前記第3差動訊號時，則進行控制，藉由前記第2選擇手段以使前記第3部分訊號被選擇，並透過前記第3訊號線而發送至前記送訊裝置，同時還藉由前記第3選擇手

段以使前記第4部分訊號被選擇，並透過前記第4訊號線而發送至前記送訊裝置。

可令前記第1選擇手段，將前記第1部分訊號、或是前記第1收訊訊號、或者是被發送給前記送訊裝置的有關控制之訊號的第1送訊訊號加以選擇，若前記第1送訊訊號已被選擇時，則將所選擇之前記第1送訊訊號，透過前記第1訊號線而發送給前記送訊裝置；可令前記第2選擇手段，將前記第3部分訊號、或是前記第2收訊訊號、或者是被發送給前記送訊裝置的有關控制之訊號的第2送訊訊號加以選擇，若前記第2送訊訊號已被選擇時，則將所選擇之前記第2送訊訊號，透過前記第3訊號線而發送給前記送訊裝置。

本發明之第3觀點的通訊方法或程式，係屬於從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將從送訊裝置單向發送過來的非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號而加以接收的收訊裝置的通訊方法，或用來控制收訊裝置之讓電腦執行之程式，其特徵為，前記收訊裝置係具備：解碼手段，係將透過第1訊號線而從前記送訊裝置所發送過來的第1部分訊號、和透過第2訊號線而從前記送訊裝置所發送過來的第2部分訊號所成之第2差動訊號加以接收，並解碼成原本的資料；和選擇手段，係將前記第1部分訊號、或是透過前記第1訊號線而從前記送訊裝置所發送過來的有關控制之訊號的收訊訊

號當中的任一者，加以選擇；和轉換手段，係將屬於送訊之資料而異於前記像素資料的資料，轉換成第3差動訊號然後發送至前記送訊裝置；且含有以下步驟：若接收前記收訊訊號時，則進行控制以藉由前記選擇手段來使前記收訊訊號被選擇並接收；若接收前記第2差動訊號時，則進行控制以藉由前記選擇手段來使前記第1部分訊號被選擇並被前記解碼手段所接收。

於本發明之第3觀點中，係透過第1訊號線而從前記送訊裝置所發送過來的第1部分訊號、和透過第2訊號線而從前記送訊裝置所發送過來的第2部分訊號所成之第2差動訊號係被接收，並被解碼成原本的資料；前記第1部分訊號、或是透過前記第1訊號線而從前記送訊裝置所發送過來的有關控制之訊號的第1收訊訊號當中的任一者係被選擇。此處係進行控制，以使得若接收前記第1收訊訊號時，則前記第1收訊訊號會被選擇並接收；若接收前記第2差動訊號時，則前記第1部分訊號會被選擇並接收。又，屬於送訊之資料而且異於前記像素資料的資料，是被轉換成由第3部分訊號及第4部分訊號所成之第3差動訊號，然後被發送給前記送訊裝置。

本發明之第4觀點的通訊纜線，係屬於將送訊裝置和收訊裝置加以連接的通訊纜線，該送訊裝置係為，從1垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間中，將非壓縮之1畫面份的影像之像素資料，藉由第1差動訊號

，單向地發送至收訊裝置；且送訊裝置係具備：第1轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成由第1部分訊號及第2部分訊號所成之第2差動訊號，將前記第1部分訊號透過第1訊號線而發送至前記收訊裝置，同時還輸出前記第2部分訊號；和第1選擇手段，係將有關控制之訊號的送訊訊號、或是從前記第1轉換手段所輸出的前記第2部分訊號當中之任一者加以選擇，將所選擇的訊號，透過第2訊號線而發送至前記收訊裝置；和第1控制手段，係進行控制，以使得：若將前記送訊訊號發給前記收訊裝置時，則藉由前記第1選擇手段而使前記送訊訊號被選擇；若將前記第2差動訊號發給前記收訊裝置時，則藉由前記第1選擇手段而使前記第2部分訊號被選擇；和第1解碼手段，係將從前記收訊裝置所發送過來的第3差動訊號加以收訊，解碼成原本的資料；該收訊裝置係為，將從前記送訊裝置所發送過來的前記第1差動訊號加以接收；且收訊裝置係具備：第2轉換手段，係將屬於送訊之資料而且異於前記像素資料的資料，轉換成前記第3差動訊號然後發送至前記送訊裝置；和第2解碼手段，係將從前記送訊裝置所發送過來的前記第2差動訊號加以收訊，解碼成原本的資料；和第2選擇手段，係將前記第2部分訊號、或是前記送訊訊號當中之任一者加以選擇；和第2控制手段，係進行控制，以使得若接收前記送訊訊號時，則藉由前記第2選擇手段以使前記送訊訊號被選擇並接收；若接收前記第2差動訊號時，則藉由前記第2選擇手

段以使前記第2部分訊號被選擇，然後前記第2部分訊號是被前記第2解碼手段所接收；其特徵為，、具備前記第1訊號線及前記第2訊號線；前記第1訊號線、和前記第2訊號線，係被差動雙絞接線。

於本發明之第4觀點中，係在連接送訊裝置與收訊裝置的通訊纜線中，設有第1訊號線及第2訊號線，前記第1訊號線、和前記第2訊號線，係被施以差動雙絞接線。

本發明之第5觀點，係含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、以及 LAN 通訊之介面的通訊系統，其特徵為，具有可將支援連接機器加以連接的1對差動傳輸路；具有以下機能：LAN 通訊係藉由透過前記1對差動傳輸路的雙向通訊而進行，且藉由該當1對差動傳輸路當中之至少一方的 DC 偏壓電位來將介面的連接狀態加以通知。

本發明之第6觀點，係含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、以及 LAN 通訊之介面的通訊系統，其特徵為，具有可將支援連接機器加以連接的2對差動傳輸路；具有以下機能：LAN 通訊係藉由透過2對差動傳輸路的單向通訊而進行，且藉由前記傳輸路當中之至少一條傳輸路的 DC 偏壓電位，來將介面的連接狀態加以通知；至少二條傳輸路是與 LAN 通訊以分時方式被使用於連接機器資訊的交換與認證之通訊。

〔發明效果〕

若依據本發明，則可進行雙向通訊。尤其是，例如能夠將非壓縮的影像的像素資料，和附隨於該影像的聲音資料，予以單向地進行高速傳輸的通訊介面中，可一面保持相容性，一面進行高速的雙向通訊。

又，若依據本發明，則可與 DDC 相關規定之電性規格無關地形成 LAN 通訊所需之電路，可廉價地實現穩定且確實的 LAN 通訊。

【實施方式】

〔第1實施例〕

以下，參照圖面，說明適用了本發明的實施形態。

圖2係適用了本發明的一實施形態之影像傳輸系統之構成圖。

影像傳輸系統，係由數位電視受像機31、增幅器32、再生裝置33、及數位電視受像機34所構成，數位電視受像機31及增幅器32、以及增幅器32及再生裝置，係藉由依照HDMI(R)標準的通訊纜線亦即HDMI(R)纜線35及HDMI(R)纜線36所連所連接。

又，數位電視受像機31及數位電視受像機34，係藉由Ethernet(註冊商標)等之LAN用的網路線37所連接。

圖2的例子中，數位電視受像機31、增幅器32、及再生裝置33，是被設置在使用者宅的圖中設於左側的客廳中，而數位電視受像機34則是被設置在設於客廳右側的寢室

中。

再生裝置 33，係例如由 DVD 播放機、硬碟錄影機等所成，將內容再生所需之像素資料及聲音資料加以解碼，將其結果所得之非壓縮的像素資料及聲音資料，透過 HDMI(R)纜線 36而供給至增幅器 32。

增幅器 32，例如是由 AV 擴大機等所成，係從再生裝置 33接受像素資料及聲音資料之供給，將所被供給之聲音資料因應需要而加以增幅。又，增幅器 32係將從再生裝置 33所供給之、因應需要而增幅過的聲音資料及像素資料，透過 HDMI(R)纜線 35而供給至數位電視受像機 31。數位電視受像機 31，係基於從增幅器 32所供給來的像素資料及聲音資料而顯示出影像、輸出聲音等等，以再生出內容。

又，數位電視受像機 31及增幅器 32，係可利用 HDMI(R)纜線 35，高速地進行例如 IP 通訊等雙向通訊；增幅器 32及再生裝置 33也可利用 HDMI(R)纜線 36，高速地進行例如 IP 通訊等雙向通訊。

亦即，例如再生裝置 33，係藉由與增幅器 32進行 IP 通訊，而可以依照 IP 格式之資料之方式，將被壓縮過的像素資料及聲音資料，透過 HDMI(R)纜線 36而發送至增幅器 32，增幅器 32係可將從再生裝置 33所發送過來的有被壓縮過的像素資料及聲音資料，加以接收。

又，增幅器 32係藉由與數位電視受像機進行 IP 通訊，而可以依照 IP 格式之資料之方式，將被壓縮過的像素資料及聲音資料，透過 HDMI(R)纜線 35而發送至數位電視

受像機 31，數位電視受像機 31 係可將從增幅器 32 所發送過來的有被壓縮過的像素資料及聲音資料，加以接收。

因此，數位電視受像機 31，係可將已接收到的像素資料及聲音資料，透過網路線 37 而發送給數位電視受像機 34。又，數位電視受像機 31 係將已接收到的像素資料及聲音資料加以解碼，基於如此所得到的非壓縮的像素資料及聲音資料來顯示影像、輸出聲音等，而再生出內容。

數位電視受像機 34 係將透過網路線 37 而從數位電視受像機 31 所發送過來的像素資料及聲音資料加以收訊並解碼，基於解碼所得到的非壓縮的像素資料及聲音資料，來顯示影像、輸出聲音等而再生出內容。藉此，於數位電視受像機 31 及數位電視受像機 34 上，就可同時再生同一或不同之內容。

甚至，當數位電視受像機 31 是接收著用來再生被電視廣播之內容的節目的像素資料及聲音資料的情況下，所被接收的聲音資料例如是 5.1 聲道的聲音資料等，數位電視受像機 31 無法將所接收之聲音資料進行解碼的時候，數位電視受像機 31，係藉由與增幅器 32 進行 IP 通訊，將所收到的聲音資料，透過 HDMI(R) 纜線 35 而發送至增幅器 32。

增幅器 32，係除了將從數位電視受像機 31 所發送過來的聲音資料加以接收並解碼以外，還會因應需要而將已被解碼的聲音資料予以增幅。然後，藉由被連接在增幅器 32 的揚聲器(未圖示)，再生出 5.1 聲道聲音。

數位電視受像機 31，係透過 HDMI(R) 纜線 35 而向增幅

器 32 發送聲音資料，並且還將所收到的像素資料予以解碼，基於解碼所得之像素資料來顯示影像而再生出節目。

如此，在圖 2 的影像傳輸系統中，藉由 HDMI(R) 纜線 35 或 HDMI(R) 纜線 36 所連接的數位電視受像機 31、增幅器 32、再生裝置 33 等電子機器，係由於可以使用 HDMI(R) 纜線來高速地進行 IP 通訊，因此可以不需要圖 1 之網路線 17 所對應之網路線。

又，藉由將數位電視受像機 31 和數位電視受像機 34 以網路線 37 連接，數位電視受像機 31 就可將透過 HDMI(R) 纜線 36、增幅器 32、及 HDMI(R) 纜線 35 而從再生裝置 33 所接收到的資料，再透過網路線 37 而發送至數位電視受像機 34，因此也不需要圖 1 之網路線 18 及集線器 16 所對應之網路線或電子機器。

如圖 1 所示，於先前的影像傳輸系統中，隨著所收送訊之資料或通訊方式，各自需要不同種類的纜線，電子機器彼此連接之纜線的配線是很繁雜。相對於此，於圖 2 所示的影像傳輸系統中，藉由 HDMI(R) 纜線所連接的電子機器間，因為可高速地進行 IP 通訊等雙向通訊，因此可簡化電子機器的連接。換言之，先前繁雜的連接電子機器彼此的纜線支配線，可使其變得較為簡單。

接著，圖 3 係被 HDMI(R) 纜線所互相連接之電子機器之各自內藏的 HDMI(R) 訊源端及 HDMI(R) 接收端，例如被設於圖 2 的增幅器 32 內的 HDMI(R) 訊源端、及被設於數位電視受像機 31 內的 HDMI(R) 接收端之構成例。

HDMI(R) 訊源端 71 與 HDMI(R) 接收端 72，係被 1 條 HDMI(R) 纜線 35 所連接，HDMI(R) 訊源端 71 及 HDMI(R) 接收端 72，係可一面保持與現行 HDMI(R) 的相容性，一面可利用 HDMI(R) 纜線 35，高速地進行雙向 IP 通訊。

HDMI(R) 訊源端 71，係從 1 垂直同期訊號至下個垂直同期訊號之區間起，於除了水平歸線區間及垂直歸線區間以外之區間亦即有效影像區間(以下亦適宜地簡稱為活化視訊區間)中，將非壓縮之 1 畫面份的影像之像素資料所對應的差動訊號，以複數之通道，向 HDMI(R) 接收端 72 進行單向送訊，同時，於水平歸線區間或垂直歸線區間中，至少將附隨於影像的聲音資料或控制資料、其他補助資料等所對應之差動訊號，以複數之通道，向 HDMI(R) 接收端 72 進行單向送訊。

亦即，HDMI(R) 訊源端 71，係具有發送器 81。發送器 81，例如，係將非壓縮之影像的像素資料轉換成對應之差動訊號，以複數通道亦即 3 個 TMDS 通道 #0、#1、#2，透過 HDMI(R) 纜線 35 而向所連接的 HDMI(R) 接收端 72，單向地進行序列傳輸。

又，發送器 81，係將非壓縮之附隨於影像的聲音資料、甚至必要的控制資料其他補助資料等，轉換成對應的差動訊號，以 3 個 TMDS 通道 #0、#1、#2 而對透過 HDMI(R) 纜線 35 所連接的 HDMI(R) 接收端 72，單向地進行序列傳輸。

然後，發送器 81，係將同步於以 3 個 TMDS 通道 #0、

#1、#2所發送之像素資料的像素時脈，以 TMDS 時脈通道，向透過 HDMI(R)纜線 35所連接之 HDMI(R)接收端 72進行送訊。此處，在 1個 TMDS 通道 #i(i=0, 1, 2)中，在像素時脈的 1個時脈的期間內，會發送 10位元的像素資料。

HDMI(R)接收端 72，係係於活化視訊區間中，將從 HDMI(R)訊源端 71以複數通道單向發送過來的像素資料所對應之差動訊號加以接收，並且，於水平歸線區間或垂直歸線區間中，將從 HDMI(R)訊源端 71以複數通道單向發送過來的聲音資料或控制資料所對應之差動訊號加以接收。

亦即，HDMI(R)接收端 72，係具有接收器 82。接收器 82，係將以 TMDS 通道 #0、#1、#2而從透過 HDMI(R)纜線 35所連接之 HDMI(R)訊源端 71而被單向發送過來的像素資料所對應之差動訊號，和聲音資料或控制資料所對應之差動訊號，同步於同樣從 HDMI(R)訊源端 71以 TMDS 時脈通道所發送過來的像素時脈，而加以收訊。

在 HDMI(R)訊源端 71與 HDMI(R)接收端 72所成的 HDMI(R)系統的傳輸通道中，從 HDMI(R)訊源端 71對 HDMI(R)接收端 72，除了用來將像素資料及聲音資料同步於像素時脈而單向地進行序列傳輸所需之做為傳輸通道的 3個 TMDS 通道 #0乃至 #2，和做為傳輸像素時脈之傳輸通道的 TMDS 時脈通道之外，還有稱為 DDC(Display Data Channel)83或 CEC 線 84的傳輸通道。

DDC83，係由 HDMI(R)纜線 35中所含之未圖示的 2條訊號線所成，在 HDMI(R)訊源端 71從透過 HDMI(R)纜線 35

連接之 HDMI(R)接收端 72 而讀出 E-EDID(Enhanced Extended Display Identification Data)時，會被使用。

亦即，HDMI(R)接收端 72，係除了接收器 82 以外還具有記憶著關於自己之設定或性能的資訊亦即 E-EDID 的 EDIDROM(EDID ROM(Read Only Memory))85。HDMI(R)訊源端 71，係從透過 HDMI(R)纜線 35 所連接之 HDMI(R)接收端 72，將該 HDMI(R)接收端 72 之 EDIDROM 85 所記憶之 E-EDID，透過 DDC 83 而加以讀出，並根據該 E-EDID，而辨識出 HDMI(R)接收端 72 的設定或性能，亦即例如 HDMI(R)接收端 72 (具有其之電子機器)所支援的影像格式(設定檔)，例如 RGB(Red, Green, Blue)，或 YCbCr4:4:4、YCbCr4:2:2 等。

此外，雖然未圖示，但 HDMI(R)訊源端 71 也是和 HDMI(R)接收端 72 同樣地，記憶著 E-EDID，可因應需要而將該 E-EDID 發送至 HDMI(R)接收端 72。

CEC 線 84，係由 HDMI(R)纜線 35 所含之未圖示的 1 條訊號線所成，在 HDMI(R)訊源端 71 和 HDMI(R)接收端 72 之間，進行控制用資料的雙向通訊時所使用。

又，HDMI(R)訊源端 71 及 HDMI(R)接收端 72，係透過 DDC 83 或 CEC 線 84，例如，將依照 IEEE(Institute of Electrical and Electronics Engineers)802.3 規格的訊框，發送至 HDMI(R)接收端 72 及 HDMI(R)訊源端 71，藉此就可進行雙向 IP 通訊。

甚至，在 HDMI(R)纜線 35 中，係含有被連接在被稱作

熱插拔偵測(Hot Plug Detect)之腳位的訊號線 86，HDMI(R)訊源端 71及 HDMI(R)接收端 72，係可利用該訊號線 86，來偵測出新的電子機器、亦即 HDMI(R)接收端 72或 HDMI(R)訊源端 71的連接。

接著，圖 4及圖 5係表示，與 HDMI(R)纜線 35連接，被設在 HDMI(R)訊源端 71或 HDMI(R)接收端 72的未圖示之連接器的腳位排列(pin assignment)。

此外，圖 4及圖 5中，左欄(PIN 欄)中記載著用來特定連接器之腳位的腳位編號，右欄(Signal Assignment 欄)中則記載著，被同一行之左欄中所記載之腳位編號所特定之腳位所被分配的訊號名稱。

圖 4係圖示 HDMI(R)之稱作 A 型(Type-A)連接器的腳位排列。

TMDS 通道 #i 的差動訊號 TMDS Data#i+與 TMDS Data#i-所被傳輸的差動訊號線亦即 2條訊號線，係被連接至被分配 TMDS Data#i+之腳位(腳位編號為 1, 4, 7之腳位)、和被分配 TMDS Data#i-之腳位(腳位編號為 3, 6, 9之腳位)。

又，控制用資料亦即 CEC 訊號所被傳輸的 CEC 線 84，係被連接至腳位編號 13的腳位，腳位編號 14的腳位係為空(Reserved)腳位。若利用此空腳位來進行雙向 IP 通訊，則可保持與現行 HDMI(R)的相容性。於是，為了能使用 CEC 線 84及被連接至腳位編號 14之腳位的訊號線來傳輸差動訊號，連接至腳位編號 14之腳位的訊號線、與 CEC 線

84，係被施以差動雙絞接線 (twisted pair connect) 並被屏蔽 (shield)，且被連接至腳位編號 17 號腳位的地線 CEC 線 84 及 DDC83 之地線做接地。

然後，傳輸 E-EDID 等之 SDA (Serial Data) 訊號的訊號線，係被連接至腳位編號 16 之腳位，SDA 訊號收送時之同步所用的時脈訊號亦即 SCL (Serial Clock) 訊號所被傳輸的訊號線，係被連接至腳位編號 15 之腳位。圖 3 的 DDC83，係由傳輸 SDA 訊號的訊號線、及傳輸 SCL 訊號的訊號線所構成。

又，傳輸 SDA 訊號的訊號線、及傳輸 SCL 訊號的訊號線，係和 CEC 線 84 及被連接至腳位編號 14 之腳位的訊號線同樣地，是以可傳輸差動訊號的方式而被施以差動雙絞接線並被屏蔽，被連接至腳位編號 17 號腳位的地線做接地。

然後，傳輸用來偵測新電子機器之連接的訊號的訊號線 86，係被連接至腳位編號 19 之腳位。

圖 5 係圖示 HDMI(R) 之稱作 C 型 (Type-C) 或迷你型連接器的腳位排列。

TMDS 通道 #i 的差動訊號 TMDS Data#i+ 與 TMDS Data#i- 所被傳輸的差動訊號線亦即 2 條訊號線，係被連接至被分配 TMDS Data#i+ 之腳位 (腳位編號為 2, 5, 8 之腳位)、和被分配 TMDS Data#i- 之腳位 (腳位編號為 3, 6, 9 之腳位)。

又，CEC 訊號所被傳輸的 CEC 線 84，係被連接至腳

位編號14的腳位，腳位編號17的腳位係為空(Reserved)腳位。被連接至腳位編號17之腳位的訊號線、與 CEC 線 84，係和 A 型時的情形相同，被施以差動雙絞接線並被屏蔽，被連接至腳位編號13號腳位的 CEC 線 84及 DDC83之地線做接地。

然後，傳輸 SDA 訊號的訊號線，係被連接至腳位編號16之腳位，傳輸 SCL 訊號的訊號線，係被連接至腳位編號15之腳位。又，傳輸 SDA 訊號的訊號線、及傳輸 SCL 訊號的訊號線，係和 A 型時的情況相同，以可傳輸差動訊號的方式而被施以差動雙絞接線並被屏蔽，被連接至腳位編號13號腳位的地線做接地。又然後，傳輸用來偵測新電子機器之連接的訊號的訊號線 86，係被連接至腳位編號19之腳位。

接著圖6係為，使用 CEC 線 84、及 HDMI(R)連接器之空腳位上所連接之訊號線，來進行半雙工通訊方式之 IP 通訊的 HDMI(R)訊源端 71及 HDMI(R)接收端 72之構成圖。此外，圖6係圖示了 HDMI(R)訊源端 71及 HDMI(R)接收端 72中的有關半雙工通訊之部份的構成例。又，圖6中，和圖3對應的部份，係標示同一符號，並適宜地省略其說明。

HDMI(R)訊源端 71，係由發送器 81、切換控制部 121、及時序控制部 122所構成。又，發送器 81中，係設有轉換部 131、解碼部 132、及切換器 133。

對轉換部 131，係藉由 HDMI(R)訊源端 71與 HDMI(R)

接收端 72 之間的雙向 IP 通訊，而被供給著要從 HDMI(R) 訊源端 71 向 HDMI(R) 接收端 72 發送之資料、亦即 Tx 資料。Tx 資料，例如係為被壓縮過的像素資料或聲音資料。

轉換部 131，例如係由差動擴大器所構成，將所被供給之 Tx 資料，轉換成 2 個部分訊號所成的差動訊號。又，轉換部 131，係將轉換所得之差動訊號，透過 CEC 線 84、及被設在發送器 81 中未圖示之連接器的空腳位所連接的訊號線 141，而發送至接收器 82。亦即，轉換部 131，係將構成轉換所得之差動訊號的一方之部分訊號，透過 CEC 線 84、更詳言之是透過了被設在發送器 81 中的訊號線、且被連接至 HDMI(R) 纜線 35 之 CEC 線 84 的訊號線，而供給至切換器 133；將構成差動訊號的另一方之部分訊號，透過訊號線 141、更詳言之是透過了被設在發送器 81 中的訊號線、且被連接至 HDMI(R) 纜線 35 之訊號線 141 的訊號線、及訊號線 141，而供給至接收器 82。

解碼部 132，例如係由差動擴大器所構成，其輸入端子是被 CEC 線 84 及訊號線 141 所連接。解碼部 132，係基於時序控制部 122 之控制，將透過 CEC 線 84 及訊號線 141 而從接收器 82 發送過來的差動訊號，亦即 CEC 線 84 上的部分訊號及訊號線 141 上的部分訊號所成之差動訊號，予以接收，並解碼成原本的資料亦即 Rx 資料而加以輸出。此處，所謂的 Rx 資料，係藉由 HDMI(R) 訊源端 71 與 HDMI(R) 接收端 72 之間的雙向 IP 通訊，而從 HDMI(R) 訊源端 72 向 HDMI(R) 接收端 71 所發送之資料，例如是要求發送像素資

料或聲音資料的命令等。

對切換器133，係於資料發送的時序中，被供給著來自HDMI(R)訊源端71的CEC訊號、或來自轉換部131的構成Tx資料所對應之差動訊號的部分訊號；於資料接收的時序中，被供給著來自接收器82的CEC訊號、或來自接收器82的構成Rx資料所對應之差動訊號的部分訊號。切換器133，係基於來自切換控制部121的控制，而將來自HDMI(R)訊源端71的CEC訊號、或者是來自接收器82的CEC訊號；或是將構成Tx資料所對應之差動訊號的部分訊號、或者是構成Rx資料所對應之差動訊號的部分訊號，予以選擇而輸出。

亦即，切換器133，係於HDMI(R)訊源端71對HDMI(R)接收端72發送資料的時序中，將從HDMI(R)訊源端71所供給之CEC訊號、或從轉換部131所供給之部分訊號當中之二者加以選擇，並將所選擇的CEC訊號或部分訊號，透過CEC線84而發送至接收器82。

又，切換器133，係於HDMI(R)訊源端71將從HDMI(R)接收端72所發送過來之資料加以接收的時序中，將透過CEC線84而從接收器82發送過來的CEC訊號、或Rx資料所對應之差動訊號的部分訊號加以接收，並將所接收之CEC訊號或部分訊號，供給至HDMI(R)訊源端71或解碼部132。

切換控制部121係控制切換器133，使切換器133進行切換以選擇被供給至切換器133之訊號當中之任一者。時

序控制部 122，係控制著解碼部 132 的差動訊號收訊時序。

又，HDMI(R)接收端 72，係由接收器 82、時序控制部 123、切換控制部 124 所構成。再者，在接收器 82 中，係設有轉換部 134、切換器 135、及解碼部 136。

轉換部 134，例如係由差動擴大器所構成，對轉換部 134 係供給著 Rx 資料。轉換部 134，係基於時序控制部 123 之控制，將所被供給之 Rx 資料轉換成由 2 個部分訊號所成之差動訊號，將轉換所得之差動訊號，透過 CEC 線 84 及訊號線 141 而發送至發送器 81。亦即，轉換部 134，係將構成轉換所得之差動訊號的一方之部分訊號，透過 CEC 線 84、更詳言之是透過了被設在接收器 82 中的訊號線、且被連接至 HDMI(R)纜線 35 之 CEC 線 84 的訊號線，而供給至切換器 135；將構成差動訊號的另一方之部分訊號，透過訊號線 141、更詳言之是透過了被設在接收器 82 中的訊號線、且被連接至 HDMI(R)纜線 35 之訊號線 141 的訊號線、及訊號線 141，而供給至發送器 81。

對切換器 135，係於資料接收的時序中，被供給著來自發送器 81 的 CEC 訊號、或來自發送器 81 的構成 Tx 資料所對應之差動訊號的部分訊號；於資料發送的時序中，被供給著來自轉換部 134 的構成 Rx 資料所對應之差動訊號的部分訊號、或來自 HDMI(R)接收端 72 的 CEC 訊號。切換器 135，係基於來自切換控制部 124 的控制，而將來自發送器 81 的 CEC 訊號、或者是來自 HDMI(R)接收端 72 的 CEC 訊號；或是將構成 Tx 資料所對應之差動訊號的部分訊號

、或者是構成 Rx 資料所對應之差動訊號的部分訊號，予以選擇而輸出。

亦即，切換器 135，係於 HDMI(R)接收端 72對 HDMI(R)訊源端 71發送資料的時序中，將從 HDMI(R)接收端 72所供給之 CEC 訊號、或從轉換部 134所供給之部分訊號當中之任一者加以選擇，並將所選擇的 CEC 訊號或部分訊號，透過 CEC 線 84而發送至發送器 81。

又，切換器 135，係於 HDMI(R)接收端 72將從 HDMI(R)訊源端 71所發送過來之資料加以接收的時序中，將透過 CEC 線 84而從發送器 81發送過來的 CEC 訊號、或 Tx 資料所對應之差動訊號的部分訊號加以接收，並將所接收之 CEC 訊號或部分訊號，供給至 HDMI(R)接收端 72或解碼部 136。

解碼部 136，例如係由差動擴大器所構成，其輸入端子是被 CEC 線 84及訊號線 141所連接。解碼部 136，係將透過 CEC 線 84及訊號線 141而從發送器 81發送過來的差動訊號，亦即 CEC 線 84上的部分訊號及訊號線 141上的部分訊號所成之差動訊號，予以接收，並解碼成原本的資料亦即 Tx 資料而加以輸出。

切換控制部 124係控制切換器 135，使切換器 135進行切換以選擇被供給至切換器 135之訊號當中之任一者。時序控制部 123，係控制著轉換部 134的差動訊號送訊時序。

又，當 HDMI(R)訊源端 71及 HDMI(R)接收端 72，是用 CEC 線 84及連接空腳位之訊號線 141、和傳輸 SDA 訊號的

訊號線及傳輸 SCL 訊號的訊號線，來進行全雙工通訊方式的 IP 通訊時，HDMI(R)訊源端 71 及 HDMI(R)接收端 72，係例如構成如圖 7 所示。此外，圖 7 中，和圖 6 對應的部份，係標示同一符號，並適宜地省略其說明。

HDMI(R)訊源端 71，係由發送器 81、切換控制部 121、及切換控制部 171 所構成。又，發送器 81 中，係設有轉換部 131、切換器 133、切換器 181、切換器 182、及解碼部 183。

對切換器 181，係於資料發送的時序中，被供給著來自 HDMI(R)訊源端 71 的 SDA 訊號；於資料接收的時序中，被供給著來自接收器 82 的 SDA 訊號、或來自接收器 82 的構成 Rx 資料所對應之差動訊號的部分訊號。切換器 181，係基於來自切換控制部 171 的控制，而將來自 HDMI(R)訊源端 71 的 SDA 訊號、或者是來自接收器 82 的 SDA 訊號，或是構成 Tx 資料所對應之差動訊號的部分訊號，予以選擇而輸出。

亦即，切換器 181，係於 HDMI(R)訊源端 71 將從 HDMI(R)接收端 72 所發送過來之資料加以接收的時序中，將透過傳輸 SDA 訊號之訊號線亦即 SDA 線 191 而從接收器 82 發送過來的 SDA 訊號，或 Rx 資料所對應之差動訊號的部分訊號加以接收，並將所接收之 SDA 訊號或部分訊號，供給至 HDMI(R)訊源端 71 或解碼部 183。

又，切換器 181，係於 HDMI(R)訊源端 71 對 HDMI(R)接收端 72 發送資料的時序中，將從 HDMI(R)訊源端 71 所供

給之 SDA 訊號，透過 SDA 線 191而發送至接收器 82；或是不對接收器 82發送任何訊號。

對切換器 182，係於資料發送的時序中，被供給著來自 HDMI(R)訊源端 71的 SCL 訊號；於資料接收的時序中，被供給著來自接收器 82的構成 Rx 資料所對應之差動訊號的部分訊號。切換器 182，係基於來自切換控制部 171的控制，而將 SCL 訊號或構成 Rx 資料所對應之差動訊號的部分訊號當中之任一者，予以選擇而輸出。

亦即，切換器 182，係於 HDMI(R)訊源端 71將從 HDMI(R)接收端 72所發送過來之資料加以接收的時序中，將透過傳輸 SCL 訊號之訊號線亦即 SCL 線 192而從接收器 82發送過來的 Rx 資料所對應之差動訊號的部分訊號加以接收，並將所接收之部分訊號，供給至解碼部 183；或是不接收任何訊號。

又，切換器 182，係於 HDMI(R)訊源端 71對 HDMI(R)接收端 72發送資料的時序中，將從 HDMI(R)訊源端 71所供給之 SCL 訊號，透過 SCL 線 192而發送至接收器 82；或是不發送任何訊號。

解碼部 183，例如係由差動擴大器所構成，其輸入端子是被 SDA 線 191及 SCL 線 192所連接。解碼部 183，係將透過 SDA 線 191及 SCL 線 192而從接收器 82發送過來的差動訊號，亦即 SDA 線 191上的部分訊號及 SCL 線 192上的部分訊號所成之差動訊號，予以接收，並解碼成原本的資料亦即 Rx 資料而加以輸出。

切換控制部 171 係控制切換器 181 及切換器 182，針對切換器 181 及切換器 182 之各者，使切換器 181 及切換器 182 進行切換以選擇所被供給之訊號當中之任一者。

又，HDMI(R)接收端 72，係由接收器 82、切換控制部 124、及切換控制部 172 所構成。再者，在接收器 82 中，係設有切換器 135、解碼部 136、轉換部 184、切換器 185、及切換器 186。

轉換部 184，例如係由差動擴大器所構成，對轉換部 184 係供給著 Rx 資料。轉換部 184，係將所被供給之 Rx 資料轉換成由 2 個部分訊號所成之差動訊號，將轉換所得之差動訊號，透過 SDA 線 191 及 SCL 線 192 而發送至發送器 81。亦即，轉換部 184，係將構成轉換所得之差動訊號之一方的部分訊號，透過切換器 185 而發送至發送器 81，將構成差動訊號之另一方的部分訊號，透過切換器 186 而發送至發送器 81。

對切換器 185，係於資料發送的時序中，被供給著來自轉換部 184 的構成 Rx 資料所對應之差動訊號的部分訊號，或是來自 HDMI(R)接收端 72 的 SDA 訊號；於資料接收的時序中，被供給著來自發送器 81 的 SDA 訊號。切換器 185，係基於來自切換控制部 172 的控制，而將來自 HDMI(R)接收端 72 的 SDA 訊號、或者是來自發送器 81 的 SDA 訊號，或是構成 Tx 資料所對應之差動訊號的部分訊號，予以選擇而輸出。

亦即，切換器 185，係於 HDMI(R)接收端 72 接收從 HDMI(R)

訊源端 71 所發送過來之資料的時序中，將透過 SDA 線 191 而從發送器 81 發送過來的 SDA 訊號加以接收，並將所接收之 SDA 訊號，供給至 HDMI(R)接收端 72 或解碼部 136；或不接收任何訊號。

又，切換器 185，係於 HDMI(R)接收端 72 對 HDMI(R)訊源端 71 發送資料的時序中，將從 HDMI(R)接收端 72 所供給之 SDA 訊號，或從轉換部 184 所供給之部分訊號，透過 SDA 線 191 而發送至發送器 81。

對切換器 186，係於資料發送的時序中，被供給著來自轉換部 184 的構成 Rx 資料所對應之差動訊號的部分訊號；於資料接收的時序中，被供給著來自發送器 81 的 SCL 訊號。切換器 186，係基於來自切換控制部 172 的控制，而將構成 Rx 資料所對應之差動訊號的部分訊號，或 SCL 訊號當中之任一者，予以選擇而輸出。

亦即，切換器 186，係於 HDMI(R)接收端 72 接收從 HDMI(R)訊源端 71 所發送過來之資料的時序中，將透過 SCL 線 192 而從發送器 81 發送過來的 SCL 訊號加以接收，並將所接收之 SCL 訊號，供給至 HDMI(R)接收端 72 或解碼部 136；或不接收任何訊號。

又，切換器 186，係於 HDMI(R)接收端 72 對 HDMI(R)訊源端 71 發送資料的時序中，將從轉換部 184 所供給之部分訊號，透過 SCL 線 192 而發送至發送器 81；或是不發送任何訊號。

切換控制部 172 係控制切換器 185 及切換器 186，針對

切換器 185 及切換器 186 之各者，使切換器 185 及切換器 186 進行切換以選擇所被供給之訊號當中之任一者。

順便一提，在 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 進行 IP 通訊時，能夠進行半雙工通訊，還是能夠進行全雙工通訊，係隨著 HDMI(R)訊源端 71 及 HDMI(R)接收端 72 之各自的構成而決定。此處，HDMI(R)訊源端 71，係參照從 HDMI(R)接收端 72 所接收到的 E-EDID，來判斷是否能夠進行半雙工通訊、還是能進行全雙工通訊、或是能藉由 CEC 訊號之收授來進行雙向通訊。

HDMI(R)訊源端 71 所接收的 E-EDID，例如圖 8 所示，是由基本區塊和擴充區塊所成。

在 E-EDID 的基本區塊的開頭，係配置著以“E-EDID1.3 Basic Structure”所表示之 E-EDID1.3 規格所制定的資料，接著配置有“Preferred timing”所表示之用來與先前 EDID 保持相容性的時序資訊，及以“2nd timing”所表示之和用來與先前 EDID 保持相容性的“Preferred timing”不同的時序資訊。

又，在基本區塊中，接著“2nd timing”後面，依序配置有：“Monitor NAME”所表示的代表顯示裝置名稱之資訊，及“Monitor Range Limits”所表示的代表關於長寬比是 4:3 及 16:9 時能夠顯示之像素數之資訊。

相對於此，在擴充區塊的開頭，係配置著以“Speaker Allocation”所表示的關於左右揚聲器之資訊，接著依序配置有，以“VIDEO SHORT”所表示的代表可能顯

示之影像尺寸、畫格速率、是交錯式還是循序式之資訊、長寬比等資訊所被記述之資料，以“AUDIO SHORT”所表示之可能再生的聲音編碼方式、取樣頻率、截止頻帶、編解碼器位元數等資訊所被記述之資料，及以“Speaker Allocation”所表示的關於左右揚聲器之資訊

又，在擴充區塊中，係接著“Speaker Allocation”後面，配置著以“Vender Specific”所表示的每個廠商所固有定義的資料，以“3rd timing”所表示之用來與先前的EDID保持相容性的時序資訊，及以“4th timing”所表示之用來與先前的EDID保持相容性的時序資訊。

然後，以“Vender Specific”所表示的資料，係為圖9所示的資料結構。亦即，“Vender Specific”所表示的資料中係設有，1位元組的區塊亦即第0區塊乃至第N區塊。

在“Vender Specific”所表示的資料的開頭所被配置的第0區塊中係配置著，以“Vendor-Specific tag code(=3)”所表示的代表資料“Vender Specific”之資料領域的標頭，及以“Length(=N)”所表示的代表“Vender Specific”之長度的資訊。

又，第1區塊乃至第3區塊中係配置著，以“24bit IEEE Registration Identifier(0x000C03)LSB first”所表示之代表是HDMI(R)用而被登錄的號碼“0x000C03”之資訊。然後，第4區塊及第5區塊中係配置著，分別以“A”、“B”、“C”、及“D”所表示之，24bit的接收端機器的物理

位址之資訊。

在第6區塊中，係配置著，以“Supports-AI”所表示之接收端機器所支援之機能的旗標，以“DC-48bit”、“DC-36bit”、及“DC-30bit”所個別表示的用來指定每1像素之位元數的各個資訊，以“DC-Y444”所表示之代表接收端機器是否支援 YCbCr4:4:4之影像傳輸的旗標，及以“DVI-Dual”所表示之代表接收端機器是否支援雙 DVI(Digital Visual Interface)的旗標。

又，第7區塊中係配置著，以“Max-TMDS-Clock”所表示之代表 TMDS 像素時脈之最大頻率的資訊。再者，在第8區塊中，係配置著以“Latency”所表示之代表有無映像與聲音之延遲資訊的旗標，以“Full Duplex”所表示之代表是否可全雙工通訊的全雙工旗標，及以“Half Duplex”所表示之代表是否可半雙工通訊的半雙工旗標。

此處，例如被設定之(例如被設定成“1”的)全雙工旗標，係表示 HDMI(R)接收端 72是具有進行全雙工通訊之機能，亦即係為圖7所示之構成；被重置之(例如被設定成“0”的)全雙工旗標，係表示 HDMI(R)接收端 72是不具進行全雙工通訊之機能。

同樣地，例如被設定之(例如被設定成“1”的)半雙工旗標，係表示 HDMI(R)接收端 72是具有進行半雙工通訊之機能，亦即係為圖6所示之構成；被重置之(例如被設定成“0”的)半雙工旗標，係表示 HDMI(R)接收端 72是不具進行半雙工通訊之機能。

又，以“Vender Specific”所表示之資料的第9區塊中，係配置著以“Video Latency”所表示的循序式映像的延遲時間資料，在第10區塊中，係配置著以“Audio Latency”所表示的附隨於循序式映像的聲音的延遲時間資料。再者，在第11區塊中係配置著以“Interlaced Video Latency”所表示的交錯式映像的延遲時間資料，在第12區塊中，係配置著以“Interlaced Audio Latency”所表示的附隨於交錯式映像的聲音的延遲時間資料。

HDMI(R)訊源端71，係基於從HDMI(R)接收端72所接收之E-EDID中所含之全雙工旗標及半雙工旗標，判定是否能進行半雙工通訊、全雙工通訊、或是CEC訊號之收授所致之雙向通訊，依照該判定結果，而與HDMI(R)接收端72進行雙向通訊。

例如，若HDMI(R)訊源端71是圖6所示之構成時，則HDMI(R)訊源端71，係可和圖6所示之HDMI(R)接收端72進行半雙工通訊，但無法和圖7所示之HDMI(R)接收端72進行半雙工通訊。

於是，HDMI(R)訊源端71，係一旦HDMI(R)訊源端71所被設置之電子機器的電源打開，就開始通訊處理，相應於被HDMI(R)訊源端71所連接之HDMI(R)接收端72所具有的機能，進行雙向通訊。

以下，參照圖10的流程圖，說明圖6所示之HDMI(R)訊源端71所做的通訊處理。

於步驟S11中，HDMI(R)訊源端71係判定是否有新的

電子機器被連接在 HDMI(R)訊源端 71。例如，HDMI(R)訊源端 71係基於訊號線 86所連接的稱作 Hot Plug Detect 之腳位所被附加之電壓的大小，來判定是否有 HDMI(R)接收端 72所被設置之新的電子機器連接。

於步驟 S11中，若判定為沒有新的電子機器連接時，則因為不進行通訊，所以結束通訊處理。

相對於此，於步驟 S11中，若判定為有新的電子機器連接時，則於步驟 S12中，切換控制部 121係控制切換器 133，以使得於資料送訊時，來自 HDMI(R)訊源端 71的 CEC 訊號會被選擇，於資料收訊時來自接收器 82的 CEC 訊號會被選擇的方式，來將切換器 133予以切換。

於步驟 S13中，HDMI(R)訊源端 71，係將透過 DDC83而從 HDMI(R)接收端 72所發送過來的 E-EDID，加以接收。亦即，HDMI(R)接收端 72係一旦偵測 HDMI(R)訊源端 71的連接，便從 EDIDROM85中讀出 E-EDID，將所讀出的 E-EDID 透過 DDC83而發送至 HDMI(R)訊源端 71，因此 HDMI(R)訊源端 71便接收從 HDMI(R)接收端 72所發送過來的 E-EDID。

於步驟 S14中，HDMI(R)訊源端 71係判定是否能與 HDMI(R)接收端 72進行半雙工通訊。亦即，HDMI(R)訊源端 71，係參照從 HDMI(R)接收端 72所接收到的 E-EDID，判定圖 9的半雙工旗標“Half Duplex”是否有被設定，例如若半雙工旗標有被設定時，則判定為 HDMI(R)訊源端 71係可進行半雙工通訊方式的雙向 IP 通訊，亦即可半雙工

通訊。

於步驟 S14中，若判定為可半雙工通訊時，則於步驟 S15中，HDMI(R)訊源端 71，係做為表示雙向通訊時所用之通道的通道資訊，將使用 CEC 線 84及訊號線 141進行半雙工通訊方式之 IP 通訊之意旨的訊號，透過切換器 133及 CEC 線 84而發送至接收器 82。

亦即，若半雙工旗標有被設定時，則 HDMI(R)訊源端 71，係得知 HDMI(R)接收端 72是圖 6所示之構成，可用 CEC 線 84及訊號線 141進行半雙工通訊，因此將通道資訊發送至 HDMI(R)接收端 72，以通知要進行半雙工通訊之意旨。

於步驟 S16中，切換控制部 121係控制切換器 133，以使得於資料送訊時，來自轉換部 131的 Tx 訊號所對應之差動訊號會被選擇，於資料收訊時來自接收器 82的 Rx 訊號所對應之差動訊號會被選擇的方式，來將切換器 133予以切換。

於步驟 S17中，HDMI(R)訊源端 71的各部，係藉由半雙工通訊方式，與 HDMI(R)接收端 72進行雙向 IP 通訊，結束通訊處理。亦即，於資料送訊時，轉換部 131，係將從 HDMI(R)訊源端 71所供給之 Tx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方供給至切換器 133，將另一方之部分訊號透過訊號線 141而發送至接收器 82。切換器 133，係將從轉換部 131所供給之部分訊號，透過 CEC 線 84而發送至接收器 82。藉此，Tx 資料所

對應之差動訊號，係被從 HDMI(R)訊源端 71 發送至 HDMI(R)接收端 72。

又，於資料收訊時，解碼部 132，係將從接收器 82 所發送過來的 Rx 資料所對應之差動訊號，加以接收。亦即，切換器 133，係將透過 CEC 線 84 而從接收器 82 發送過來的 Rx 資料所對應之差動訊號的部分訊號加以接收，並將所收到的部分訊號，供給至解碼部 132。解碼部 132，係將從切換器 133 所供給之部分訊號、及透過訊號線 141 而從接收器 82 所供給之部分訊號所成的差動訊號，基於時序控制部 122 的控制，解碼成原本的資料亦即 Rx 資料，輸出至 HDMI(R)訊源端 71。

藉此，HDMI(R)訊源端 71 係與 HDMI(R)接收端 72，進行控制資料或像素資料、聲音資料等各種資料的收授。

又，於步驟 S14 中，若判定為不可進行半雙工通訊時，則於步驟 S18 中，HDMI(R)訊源端 71 之各部，係藉由進行 CEC 訊號之收送訊來與 HDMI(R)接收端 72 進行雙向通訊，結束通訊處理。

亦即，於資料送訊時，HDMI(R)訊源端 71，係透過切換器 133 及 CEC 線 84，將 CEC 訊號發送至接收器 82；於資料收訊時，HDMI(R)訊源端 71，係將透過切換器 133 及 CEC 線 84 而從接收器 82 所發送過來的 CEC 訊號加以接收，藉此以和 HDMI(R)接收端 72 進行控制資料之收授。

如此一來，HDMI(R)訊源端 71 係參照半雙工旗標，與可半雙工通訊的 HDMI(R)接收端 72，使用 CEC 線 84 及訊

號線 141，來進行半雙工通訊。

如此，將切換器 133 予以切換以選擇要發送的資料、及要接收的資料，與 HDMI(R)接收端 72 之間，使用 CEC 線 84 及訊號線 141 進行半雙工通訊、亦即進行半雙工通訊方式的 IP 通訊，就可一面與先前的 HDMI(R)保持相容性，一面可進行高速的雙向通訊。

又，與 HDMI(R)訊源端 71 同樣地，HDMI(R)接收端 72 也是一旦 HDMI(R)接收端 72 所被設置之電子機器的電源打開，就開始通訊處理，和 HDMI(R)訊源端 71 進行雙向通訊。

以下，參照圖 11 的流程圖，說明圖 6 所示之 HDMI(R)接收端 72 所做的通訊處理。

於步驟 S41 中，HDMI(R)接收端 72 係判定是否有新的電子機器被連接在 HDMI(R)接收端 72。例如，HDMI(R)接收端 72 係基於訊號線 86 所連接的稱作 Hot Plug Detect 之腳位所被附加之電壓的大小，來判定是否有 HDMI(R)訊源端 71 所被設置之新的電子機器連接。

於步驟 S41 中，若判定為沒有新的電子機器連接時，則因為不進行通訊，所以結束通訊處理。

相對於此，於步驟 S41 中，若判定為有新的電子機器連接時，則於步驟 S42 中，切換控制部 124 係控制切換器 135，以使得於資料送訊時，來自 HDMI(R)接收端 72 的 CEC 訊號會被選擇，於資料收訊時來自發送器 81 的 CEC 訊號會被選擇的方式，來將切換器 135 予以切換。

於步驟 S43中，HDMI(R)接收端 72，係從 EDIDROM85中讀出 E-EDID，並將所讀出的 E-EDID，透過 DDC83而發送至 HDMI(R)訊源端 71。

於步驟 S44中，HDMI(R)接收端 72係判定是否有接收到，從 HDMI(R)訊源端 71所發送過來的通道資訊。

亦即，從 HDMI(R)訊源端 71，係隨應於 HDMI(R)訊源端 71及 HDMI(R)接收端 72所具有之機能，而發送出來表示雙向通訊之通道的通道資訊。例如，若 HDMI(R)訊源端 71是如圖 6所示之構成時，則 HDMI(R)訊源端 71與 HDMI(R)接收端 72，係可使用 CEC 線 84及訊號線 141來進行半雙工通訊，因此從 HDMI(R)訊源端 71至 HDMI(R)接收端 72係會發送，要使用 CEC 線 84及訊號線 141進行 IP 通訊之意旨的通道資訊。HDMI(R)接收端 72，係將透過切換器 135及 CEC 線 84而從 HDMI(R)訊源端 71所發送過來的通道資訊加以接收，並判定為已收到通道資訊。

相對於此，若 HDMI(R)訊源端 71並不具有進行半雙工通訊之機能時，則從 HDMI(R)訊源端 71至 HDMI(R)接收端 72，係不會發送通道資訊過來，因此 HDMI(R)接收端 72係判定為沒有接收到通道資訊。

於步驟 S44中，若判定為已收到通道資訊時，則處理係進入步驟 S45，切換控制部 124，係控制切換器 135，以使得於資料送訊時，來自轉換部 134的 Rx 訊號所對應之差動訊號會被選擇，於資料收訊時來自發送器 81的 Tx 訊號所對應之差動訊號會被選擇的方式，來將切換器 135予以

切 換 。

於步驟 S46中，HDMI(R)接收端 72的各部，係藉由半雙工通訊方式，與 HDMI(R)訊源端 71進行雙向 IP 通訊，結束通訊處理。亦即，於資料送訊時，轉換部 134，係基於時序控制部 123的控制，將從 HDMI(R)接收端 72所供給之 Rx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方供給至切換器 135，將另一方之部分訊號透過訊號線 141而發送至發送器 81。切換器 135，係將從轉換部 134所供給之部分訊號，透過 CEC 線 84而發送至發送器 81。藉此，Rx 資料所對應之差動訊號，係被從 HDMI(R)接收端 72發送至 HDMI(R)訊源端 71。

又，於資料收訊時，解碼部 136，係將從發送器 81所發送過來的 Tx 資料所對應之差動訊號，加以接收。亦即，切換器 135，係將透過 CEC 線 84而從發送器 81發送過來的 Tx 資料所對應之差動訊號的部分訊號加以接收，並將所收到的部分訊號，供給至解碼部 136。解碼部 136，係將從切換器 135所供給之部分訊號、及透過訊號線 141而從發送器 81所供給之部分訊號所成的差動訊號，解碼成原本的資料亦即 Tx 資料，輸出至 HDMI(R)接收端 72。

藉此，HDMI(R)接收端 72係與 HDMI(R)訊源端 71，進行控制資料或像素資料、聲音資料等各種資料的收授。

又，於步驟 S44中，若判定為未收到通道資訊時，則於步驟 S47中，HDMI(R)接收端 72之各部，係藉由進行 CEC 訊號之收送訊來與 HDMI(R)訊源端 71進行雙向通訊，結束

通訊處理。

亦即，於資料送訊時，HDMI(R)接收端72，係透過切換器135及CEC線84，將CEC訊號發送至發送器81；於資料收訊時，HDMI(R)接收端72，係將透過切換器135及CEC線84而從發送器81所發送過來的CEC訊號加以接收，藉此以和HDMI(R)訊源端71進行控制資料之收授。

如此一來，HDMI(R)接收端72係一旦接收到通道資訊，就與HDMI(R)接收端72，使用CEC線84及訊號線141來進行半雙工通訊。

如此，HDMI(R)接收端72便切換著切換器135來選擇要發送之資料、及要接收之資料，與HDMI(R)訊源端71之間，使用CEC線84及訊號線141進行半雙工通訊，藉此就可一面與先前的HDMI(R)保持相容性，一面可進行高速的雙向通訊。

又，若HDMI(R)訊源端71是圖7所示之構成時，則HDMI(R)訊源端71，係於通訊處理中，基於E-EDID中所含之全雙工旗標來判定HDMI(R)接收端72是否具有全雙工通訊之機能，依照其判定結果而進行雙向通訊。

以下，參照圖12的流程圖，說明圖7所示之HDMI(R)訊源端71所做的通訊處理。

於步驟S71中，HDMI(R)訊源端71係判定是否有新的電子機器被連接在HDMI(R)訊源端71。於步驟S71中，若判定為沒有新的電子機器連接時，則因為不進行通訊，所以結束通訊處理。

相對於此，於步驟 S71中，若判定為有新的電子機器連接時，則於步驟 S72中，切換控制部 171，係控制切換器 181及切換器 182，於資料送訊時，藉由切換器 181使來自 HDMI(R)訊源端 71的 SDA 訊號被選擇，藉由切換器 182使來自 HDMI(R)訊源端 71的 SCL 訊號被選擇，而於資料收訊時，藉由切換器 181使來自接收器 82的 SDA 訊號被選擇，以此方式來將切換器 181及切換器 182予以切換。

於步驟 S73中，切換控制部 121係控制切換器 133，以使得於資料送訊時，來自 HDMI(R)訊源端 71的 CEC 訊號會被選擇，於資料收訊時，來自接收器 82的 CEC 訊號會被選擇的方式，來將切換器 133予以切換。

於步驟 S74中，HDMI(R)訊源端 71，係將透過 DDC83的 SDA 線 191而從 HDMI(R)接收端 72所發送過來的 E-EDID，加以接收。亦即，HDMI(R)接收端 72係一旦偵測 HDMI(R)訊源端 71的連接，便從 EDIDROM85中讀出 E-EDID，將所讀出的 E-EDID 透過 DDC83的 SDA 線 191而發送至 HDMI(R)訊源端 71，因此 HDMI(R)訊源端 71便接收從 HDMI(R)接收端 72所發送過來的 E-EDID。

於步驟 S75中，HDMI(R)訊源端 71係判定是否能與 HDMI(R)接收端 72進行全雙工通訊。亦即，HDMI(R)訊源端 71，係參照從 HDMI(R)接收端 72所接收到的 E-EDID，判定圖 9的全雙工旗標“Full Duplex”是否有被設定，例如若全雙工旗標有被設定時，則判定為 HDMI(R)訊源端 71係可進行全雙工通訊方式的雙向 IP 通訊，亦即可全雙工

通訊。

於步驟 S75中，若判定為可全雙工通訊時，則於步驟 S76中，切換控制部 171，係控制切換器 181及切換器 182，於資料收訊時，以使來自接收器 82之 Rx 資料所對應之差動訊號會被選擇的方式，來將切換器 181及切換器 182予以切換。

亦即，切換控制部 171，係於資料收訊時，在從接收器 82所發送過來的、構成 Rx 資料所對應之差動訊號之部分訊號當中，使得透過 SDA 線 191而而被發送過來的部分訊號是被切換器 181所選擇，透過 SCL 線 192而而被發送過來的部分訊號是被切換器 182所選擇的方式，來將切換器 181及切換器 182予以切換。

構成 DDC83的 SDA 線 191及 SCL 線 192，係由於從 HDMI(R)接收端 72向 HDMI(R)訊源端 71發送了 E-EDID 之後就不被利用，亦即透過 SDA 線 191及 SCL 線 192的 SDA 訊號或 SCL 訊號之收送訊係不再被進行，因此可將切換器 181及切換器 182加以切換，將 SDA 線 191及 SCL 線 192，當成全雙工通訊的 Rx 資料之傳輸路來加以利用。

於步驟 S77中，HDMI(R)訊源端 71，係做為表示雙向通訊之通道的通道資訊，將使用 CEC 線 84及訊號線 141、和 SDA 線 191及 SCL 線 192來進行全雙工通訊方式之 IP 通訊之意旨的訊號，透過切換器 133及 CEC 線 84而發送至接收器 82。

亦即，若全雙工旗標有被設定時，則 HDMI(R)訊源端

71，係得知 HDMI(R)接收端 72是圖 7所示之構成，可用 CEC 線 84及訊號線 141、和 SDA 線 191及 SCL 線 192來進行半雙工通訊，因此將通道資訊發送至 HDMI(R)接收端 72，以通知要進行全雙工通訊之意旨。

於步驟 S78中，切換控制部 121係控制切換器 133，以使得於資料送訊時，來自轉換部 131的 Tx 訊號所對應之差動訊號會被選擇的方式，來將切換器 133予以切換。亦即，切換控制部 121，係以使得從轉換部 131供給至切換器 133的、Tx 資料所對應之差動訊號的部分訊號會被選擇的方式，來將切換器 133予以切換。

於步驟 S79中，HDMI(R)訊源端 71的各部，係藉由全雙工通訊方式，與 HDMI(R)接收端 72進行雙向 IP 通訊，結束通訊處理。亦即，於資料送訊時，轉換部 131，係將從 HDMI(R)訊源端 71所供給之 Tx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方供給至切換器 133，將另一方之部分訊號透過訊號線 141而發送至接收器 82。切換器 133，係將從轉換部 131所供給之部分訊號，透過 CEC 線 84而發送至接收器 82。藉此，Tx 資料所對應之差動訊號，係被從 HDMI(R)訊源端 71發送至 HDMI(R)接收端 72。

又，於資料收訊時，解碼部 183，係將從接收器 82所發送過來的 Rx 資料所對應之差動訊號，加以接收。亦即，切換器 181，係將透過 SDA 線 191而從接收器 82發送過來的 Rx 資料所對應之差動訊號的部分訊號加以接收，並

將所收到的部分訊號，供給至解碼部 183。又，切換器 182，係將透過 SCL 線 192而從接收器 82發送過來的 Rx 資料所對應之差動訊號的另一方之部分訊號加以接收，並將所收到的部分訊號，供給至解碼部 183。解碼部 183，係將從切換器 181及切換器 182所供給之部分訊號所成的差動訊號，解碼成原本的資料亦即 Rx 資料，輸出至 HDMI(R)訊源端 71。

藉此，HDMI(R)訊源端 71係與 HDMI(R)接收端 72，進行控制資料或像素資料、聲音資料等各種資料的收授。

又，於步驟 S75中，若判定為不可進行全雙工通訊時，則於步驟 S80中，HDMI(R)訊源端 71之各部，係藉由進行 CEC 訊號之收送訊來與 HDMI(R)接收端 72進行雙向通訊，結束通訊處理。

亦即，於資料送訊時，HDMI(R)訊源端 71，係透過切換器 133及 CEC 線 84，將 CEC 訊號發送至接收器 82；於資料收訊時，HDMI(R)訊源端 71，係將透過切換器 133及 CEC 線 84而從接收器 82所發送過來的 CEC 訊號加以接收，藉此以和 HDMI(R)接收端 72進行控制資料之收授。

如此一來，HDMI(R)訊源端 71係參照全雙工旗標，與可全雙工通訊的 HDMI(R)接收端 72，使用 CEC 線 84及訊號線 141、以及 SDA 線 191及 SCL 線 192，來進行全雙工通訊。

如此，藉由將切換器 133、切換器 181、及切換器 182予以切換來選擇要發送之資料、及要接收之資料，與

HDMI(R)訊源端 72 之間，使用 CEC 線 84 及訊號線 141、以及 SDA 線 191 及 SCL 線 192 來進行全雙工通訊，藉此就可一面與先前的 HDMI(R)保持相容性，一面可進行高速的雙向通訊。

又，即是 HDMI(R)接收端 72 是圖 7 所示之構成的情況下，HDMI(R)接收端 72 係仍可和圖 6 所示之 HDMI(R)接收端 72 的情況相同地進行通訊處理，來和 HDMI(R)訊源端 71 進行雙向通訊。

以下，參照圖 13 的流程圖，說明圖 7 所示之 HDMI(R)接收端 72 所做的通訊處理。

於步驟 S111 中，HDMI(R)接收端 72 係判定是否有新的電子機器被連接在 HDMI(R)接收端 72。於步驟 S111 中，若判定為沒有新的電子機器連接時，則因為不進行通訊，所以結束通訊處理。

相對於此，於步驟 S111 中，若判定為有新的電子機器連接時，則於步驟 S112 中，切換控制部 172，係控制切換器 185 及切換器 186，使得於資料送訊時，藉由切換器 185 使來自 HDMI(R)接收端 72 的 SDA 訊號被選擇，而於資料收訊時，藉由切換器 185 使來自發送器 81 的 SDA 訊號被選擇，藉由切換器 186 使來自發送器 81 的 SCL 訊號被選擇的方式，來將切換器 185 及切換器 186 予以切換。

於步驟 S113 中，切換控制部 124 係控制切換器 135，以使得於資料送訊時，來自 HDMI(R)接收端 72 的 CEC 訊號會被選擇，於資料收訊時，來自發送器 81 的 CEC 訊號

會被選擇的方式，來將切換器 135 予以切換。

於步驟 S114 中，HDMI(R)接收端 72，係從 EDIDROM85 中讀出 E-EDID，並將所讀出的 E-EDID，透過切換器 185 及 DDC83 的 SDA 線 191 而發送至 HDMI(R)訊源端 71。

於步驟 S115 中，HDMI(R)接收端 72 係判定是否有接收到，從 HDMI(R)訊源端 71 所發送過來的通道資訊。

亦即，從 HDMI(R)訊源端 71，係隨應於 HDMI(R)訊源端 71 及 HDMI(R)接收端 72 所具有之機能，而發送出來表示雙向通訊之通道的通道資訊。例如，若 HDMI(R)訊源端 71 是如圖 7 所示之構成時，則由於 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 係可進行全雙工通訊，因此從 HDMI(R)訊源端 71 至 HDMI(R)接收端 72，係發送出來使用 CEC 線 84 及訊號線 141、和 SDA 線 191 及 SCL 線 192 來進行全雙工通訊方式之 IP 通訊之意旨的通道資訊，因此 HDMI(R)接收端 72，係將透過切換器 135 及 CEC 線 84 而從 HDMI(R)訊源端 71 所發送過來的通道資訊加以接收，並判定為已收到通道資訊。

相對於此，若 HDMI(R)訊源端 71 並不具有進行全雙工通訊之機能時，則從 HDMI(R)訊源端 71 至 HDMI(R)接收端 72，係不會發送通道資訊過來，因此 HDMI(R)接收端 72 係判定為沒有接收到通道資訊。

於步驟 S115 中，若判定為已收到通道資訊時，則處理係進入步驟 S116，切換控制部 172，係控制切換器 185 及切換器 186，於資料送訊時，以使來自轉換部 184 之 Rx

資料所對應之差動訊號會被選擇的方式，來將切換器185及切換器186予以切換。

於步驟 S117中，切換控制部124係控制切換器135，以使得於資料收訊時，來自發送器81的 Tx 訊號所對應之差動訊號會被選擇的方式，來將切換器135予以切換。

於步驟 S118中，HDMI(R)接收端72的各部，係藉由全雙工通訊方式，與 HDMI(R)訊源端71進行雙向 IP 通訊，結束通訊處理。亦即，於資料送訊時，轉換部184，係將從 HDMI(R)接收端72所供給之 Rx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方供給至切換器185，將另一方之部分訊號，供給至切換器186。切換器185及切換器186，係將從轉換部184所供給之部分訊號，透過 SDA 線191及 SCL 線192而發送至發送器81。藉此，Rx 資料所對應之差動訊號，係被從 HDMI(R)接收端72發送至 HDMI(R)訊源端71。

又，於資料收訊時，解碼部136，係將從發送器81所發送過來的 Tx 資料所對應之差動訊號，加以接收。亦即，切換器135，係將透過 CEC 線84而從發送器81發送過來的 Tx 資料所對應之差動訊號的部分訊號加以接收，並將所收到的部分訊號，供給至解碼部136。解碼部136，係將從切換器135所供給之部分訊號、及透過訊號線141而從發送器81所供給之部分訊號所成的差動訊號，解碼成原本的資料亦即 Tx 資料，輸出至 HDMI(R)接收端72。

藉此，HDMI(R)接收端72係與 HDMI(R)訊源端71，進

行控制資料或像素資料、聲音資料等各種資料的收授。

又，於步驟 S115中，若判定為未收到通道資訊時，則於步驟 S119中，HDMI(R)接收端 72之各部，係藉由進行 CEC 訊號之收送訊來與 HDMI(R)訊源端 71進行雙向通訊，結束通訊處理。

如此一來，HDMI(R)接收端 72係一旦接收到通道資訊，就與 HDMI(R)接收端 72，使用 CEC 線 84及訊號線 141、以及 SDA 線 191及 SCL 線 192，來進行全雙工通訊。

如此，HDMI(R)接收端 72便切換著切換器 135、切換器 185、及切換器 186，來選擇要發送之資料、及要接收之資料，與 HDMI(R)訊源端 71之間，使用 CEC 線 84及訊號線 141、以及 SDA 線 191及 SCL 線 192進行全雙工通訊，藉此就可一面與先前的 HDMI(R)保持相容性，一面可進行高速的雙向通訊。

此外，在圖 7的例子中，雖然 HDMI(R)訊源端 71係為對 CEC 線 84及訊號線 141是連接著轉換部 131，對 SDA 線 191及 SCL 線 192是連接著解碼部 183之構成，但亦可為對 CEC 線 84及訊號線 141是連接著解碼部 183，對 SDA 線 191及 SCL 線 192是連接著轉換部 131之構成。

此種情況下，切換器 181及切換器 182是被連接至 CEC 線 84及訊號線 141同時還被連接至解碼部 183，切換器 133是被連接至 SDA 線 191同時還被連接至轉換部 131。

又，關於圖 7的 HDMI(R)接收端 72也是同樣地，亦可為對 CEC 線 84及訊號線 141是連接著轉換部 184，對 SDA

線 191 及 SCL 線 192 是連接著解碼部 136 之構成。此種情況下，切換器 185 及切換器 186 是被連接至 CEC 線 84 及訊號線 141 同時還被連接至轉換部 184，切換器 135 是被連接至 SDA 線 191 同時還被連接至解碼部 136。

然後，於圖 6 中，CEC 線 84 及訊號線 141，係亦可改成 SDA 線 191 及 SCL 線 192。亦即，亦可設計成，HDMI(R)訊源端 71 的轉換部 131 及解碼部 132，和 HDMI(R)接收端 72 的轉換部 134 及解碼部 136，是被連接至 SDA 線 191 及 SCL 線 192，使得 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 是進行半雙工通訊方式的 IP 通訊。甚至，此情況下，亦可使用訊號線 141 所連接的連接器之空腳位來偵測電子機器的連接。

甚至，亦可為，HDMI(R)訊源端 71 及 HDMI(R)接收端 72 之各者，皆具有進行半雙工通訊之機能、及進行全雙工通訊之機能兩者。此種情況下，HDMI(R)訊源端 71 及 HDMI(R)接收端 72，係可隨著所連接之電子機器所具有之機能，來進行半雙工通訊方式或全雙工通訊方式的 IP 通訊。

HDMI(R)訊源端 71 及 HDMI(R)接收端 72 之各者，皆具有進行半雙工通訊之機能、及進行全雙工通訊之機能兩者的情況下，HDMI(R)訊源端 71 及 HDMI(R)接收端 72，係例如構成如圖 14 所示。此外，圖 14 中，和圖 6 或圖 7 對應的部份，係標示同一符號，並適宜地省略其說明。

圖 14 所示，HDMI(R)訊源端 71，係由發送器 81、切換控制部 121、時序控制部 122、及切換控制部 171 所構成，

在發送器 81 中係設有轉換部 131、解碼部 132、切換器 133、切換器 181、切換器 182、及解碼部 183。亦即，圖 14 的 HDMI(R)訊源端 71，係在圖 7 所示的 HDMI(R)訊源端 71 中，再設置圖 6 的時序控制部 122 及解碼部 132。

又，圖 14 所示的 HDMI(R)接收端 72，係由接收器 82、時序控制部 123、切換控制部 124、及切換控制部 172 所構成，在接收器 82 中係設有轉換部 134、切換器 135、解碼部 136、轉換部 184、切換器 185 及切換器 186。亦即，圖 14 的 HDMI(R)接收端 72，係在圖 7 所示的 HDMI(R)接收端 72 中，再設置圖 6 的時序控制部 123 及轉換部 134。

接著，說明圖 14 的 HDMI(R)訊源端 71 及 HDMI(R)接收端 72 所做的通訊處理。

首先，參照圖 15 的流程圖，說明圖 14 之 HDMI(R)訊源端 71 所做的通訊處理。此外，步驟 S151 乃至步驟 S154 之處理之各者，是和圖 12 的步驟 S71 乃至步驟 S74 之處理之各者相同，因此省略其說明。

於步驟 S155 中，HDMI(R)訊源端 71 係判定是否能與 HDMI(R)接收端 72 進行全雙工通訊。亦即，HDMI(R)訊源端 71，係參照從 HDMI(R)接收端 72 所接收到的 E-EDID，來判定圖 9 的全雙工旗標“Full Duplex”是否有被設定。

於步驟 S155 中，若判定為可全雙工通訊時，亦即圖 14、或圖 7 所示的 HDMI(R)接收端 72 是被連接至 HDMI(R)訊源端 71 時，則於步驟 S156 中，切換控制部 171，係控制切換器 181 及切換器 182，於資料收訊時，以使來自接收器

82之 Rx 資料所對應之差動訊號會被選擇的方式，來將切換器 181及切換器 182予以切換。

另一方面，於步驟 S155中，若判定為不可進行全雙工通訊時，則於步驟 S157中係判定是否可進行半雙工通訊。亦即，HDMI(R)訊源端 71，係參照所收到的 E-EDID，來判定圖 9的半雙工旗標“Half Duplex”是否有被設定。換言之，HDMI(R)訊源端 71，係判定是否有圖 6所示的 HDMI(R)接收端 72被連接至 HDMI(R)訊源端 71。

於步驟 S157中，若判定為可半雙工通訊時，或於步驟 S156中，切換器 181及切換器 182是已被切換時，則於步驟 S158中，HDMI(R)訊源端 71，係將通道資訊，透過切換器 133及 CEC 線 84而發送至接收器 82。

此處，若於步驟 S155中判定為可全雙工通訊時，則由於 HDMI(R)接收端 72係具有進行全雙工通訊之機能，因此 HDMI(R)訊源端 71，係將使用 CEC 線 84及訊號線 141、和 SDA 線 191及 SCL 線 192來進行 IP 通訊之意旨的訊號，透過切換器 133及 CEC 線 84而發送至接收器 82以做為通道資訊。

又，若於步驟 S157中判定為可半雙工通訊時，則由於 HDMI(R)接收端 72雖然不具有進行全雙工通訊之機能，但是具有進行半雙工通訊之機能，因此 HDMI(R)訊源端 71，係將使用 CEC 線 84及訊號線 141進行 IP 通訊之意旨的訊號，透過切換器 133及 CEC 線 84而發送至接收器 82，以做為通道資訊。

於步驟 S159中，切換控制部 121係控制切換器 133，以使得於資料送訊時，來自轉換部 131的 Tx 訊號所對應之差動訊號會被選擇，而於資料收訊時，從接收器 82所發送過來的 Rx 訊號所對應之差動訊號會被選擇的方式，來將切換器 133予以切換。此外，若 HDMI(R)訊源端 71與 HDMI(R)接收端 72進行全雙工通訊時，在 HDMI(R)訊源端 71上的資料收訊時，由於不會從接收器 82透過 CEC 線 84及訊號線 141發送 Rx 資料所對應之差動訊號，因此對解碼部 132係沒有供給 Rx 資料所對應之差動訊號。

於步驟 S160中，HDMI(R)訊源端 71的各部，係與 HDMI(R)接收端 72進行雙向 IP 通訊，結束通訊處理。

亦即，若 HDMI(R)訊源端 71是與 HDMI(R)接收端 72進行全雙工通訊、以及進行半雙工通訊時，則於資料送訊時，轉換部 131，係將從 HDMI(R)訊源端 71所供給之 Tx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中之一方，透過切換器 133及 CEC 線 84而發送至接收器 82，將另一方之部分訊號透過訊號線 141而發送至接收器 82。

又，若 HDMI(R)訊源端 71是與 HDMI(R)接收端 72進行全雙工通訊時，則於資料收訊時，解碼部 183係接收從接收器 82所發送過來的 Rx 資料所對應之差動訊號，並將所收到的差動訊號，解碼成原本的資料亦即 Rx 資料，輸出至 HDMI(R)訊源端 71。

相對於此，若 HDMI(R)訊源端 71是與 HDMI(R)接收端

72進行半雙工通訊時，則於資料收訊時，解碼部132，係基於時序控制部122之控制，接收從接收器82所發送過來的Rx資料所對應之差動訊號，並將所收到的差動訊號，解碼成原本的資料亦即Rx資料，輸出至HDMI(R)訊源端71。

藉此，HDMI(R)訊源端71係與HDMI(R)接收端72，進行控制資料或像素資料、聲音資料等各種資料的收授。

又，於步驟S157中，若判定為不可進行半雙工通訊時，則於步驟S161中，HDMI(R)訊源端71之各部，係藉由透過CEC線84來進行CEC訊號之收送訊，而與HDMI(R)接收端72進行雙向通訊，結束通訊處理。

如此一來，HDMI(R)訊源端71，係參照全雙工旗標及半雙工旗標，隨著通訊對方的HDMI(R)接收端72所具有之機能，來進行全雙工通訊或半雙工通訊。

如此，隨著通訊對方的HDMI(R)接收端72所具有之機能，來將切換器133、切換器181、及切換器182予以切換，以選擇要發送的資料、及要接收的資料，進行全雙工通訊或半雙工通訊，藉此，可一面與先前的HDMI(R)保持相容性，一面選擇更為適切的通訊方法，來進行高速的雙向通訊。

接著，參照圖16的流程圖，說明圖14之HDMI(R)接收端72所做的通訊處理。此外，步驟S191乃至步驟S194之處理之各者，是和圖13的步驟S111乃至步驟S114之處理之各者相同，因此省略其說明。

於步驟 S195中，HDMI(R)接收端 72，係將透過切換器 135及 CEC 線 84而從 HDMI(R)訊源端 71所發送過來的通道資訊，加以接收。此外，若被連接在 HDMI(R)接收端 72上的 HDMI(R)訊源端 71，係不具有進行全雙工通訊之機能也不具有進行半雙工通訊之機能時，則由於從 HDMI(R)訊源端 71至 HDMI(R)接收端 72，係不會發送通道資訊過來，因此 HDMI(R)接收端 72係未接收通道資訊。

於步驟 S196中，HDMI(R)接收端 72係基於所收到的通道資訊，判定是否進行全雙工通訊。例如，若 HDMI(R)接收端 72係接收到，將使用 CEC 線 84及訊號線 141、和 SDA 線 191及 SCL 線 192來進行 IP 通訊之意旨的通道資訊時，則判定為進行全雙工通訊。

於步驟 S196中，若判定為進行全雙工通訊時，則於步驟 S197中，切換控制部 172，係控制切換器 185及切換器 186，於資料送訊時，以使來自轉換部 184之 Rx 資料所對應之差動訊號會被選擇的方式，來將切換器 185及切換器 186予以切換。

又，於步驟 S196中，若判定為不進行全雙工通訊時，則於步驟 S198中，HDMI(R)接收端 72係基於所收到的通道資訊，判定是否進行半雙工通訊。例如，若 HDMI(R)接收端 72係接收到，將使用 CEC 線 84及訊號線 141來進行 IP 通訊之意旨的通道資訊時，則判定為進行半雙工通訊。

於步驟 S198中，若判定為進行半雙工通訊，或是於步驟 S197中已經切換了切換器 185及切換器 186時，則於

步驟 S199中，切換控制部 124，係控制切換器 135，以使得於資料送訊時，來自轉換部 134的 Rx 訊號所對應之差動訊號會被選擇，於資料收訊時，來自發送器 81的 Tx 訊號所對應之差動訊號會被選擇的方式，來將切換器 135予以切換。

此外，若 HDMI(R)訊源端 71與 HDMI(R)接收端 72進行全雙工通訊時，則由於在 HDMI(R)接收端 72上的資料送訊時，不會從轉換部 134對發送器 81發送 Rx 資料所對應之差動訊號，因此對切換器 135，係沒有供給 Rx 資料所對應之差動訊號。

於步驟 S200中，HDMI(R)接收端 72的各部，係與 HDMI(R)訊源端 71進行雙向 IP 通訊，結束通訊處理。

亦即，若 HDMI(R)接收端 72是與 HDMI(R)訊源端 71進行全雙工通訊時，則於資料送訊時，轉換部 184，係將從 HDMI(R)接收端 72所供給之 Rx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方，透過切換器 185及 SDA 線 191而發送至發送器 81，並將另一方部分訊號，透過切換器 186及 SCL 線 192而發送至發送器 81。

又，若 HDMI(R)接收端 72是與 HDMI(R)訊源端 71進行半雙工通訊時，則於資料送訊時，轉換部 134，係將從 HDMI(R)接收端 72所供給之 Rx 資料轉換成差動訊號，將構成轉換所得之差動訊號的部分訊號當中的一方，透過切換器 135及 CEC 線 84而發送至發送器 81，並將另一方部分訊號透過訊號線 141而發送至發送器 81。

再者，若 HDMI(R)接收端 72 是與 HDMI(R)訊源端 71 進行全雙工通訊、及半雙工通訊時，則於資料收訊時，解碼部 136 係接收從發送器 81 所發送過來的 Tx 資料所對應之差動訊號，並將所收到的差動訊號解碼成原本的資料亦即 Tx 資料，然後輸出至 HDMI(R)接收端 72。

又，於步驟 S198 中，若判定為不進行半雙工通訊時，亦即，例如通道資訊沒有被發送過來時，則於步驟 S201 中，HDMI(R)接收端 72 之各部，係藉由進行 CEC 訊號之收送訊來與 HDMI(R)訊源端 71 進行雙向通訊，結束通訊處理。

如此一來，HDMI(R)接收端 72，係隨著已接收到的通道資訊，亦即隨著通訊對方的 HDMI(R)訊源端 71 所具有之機能，來進行全雙工通訊或半雙工通訊。

如此，隨著通訊對方的 HDMI(R)訊源端 71 所具有之機能，來將切換器 135、切換器 185、及切換器 186 予以切換，以選擇要發送的資料、及要接收的資料，進行全雙工通訊或半雙工通訊，藉此，可一面與先前的 HDMI(R)保持相容性，一面選擇更為適切的通訊方法，來進行高速的雙向通訊。

又，彼此是被差動雙絞接線且被屏蔽、被地線所接地的 CEC 線 84 及訊號線 141，和彼此是被差動雙絞接線且被屏蔽、被地線所接地的 SDA 線 191 及 SCL 線 192，是被含在 HDMI(R)纜線 35 中，藉此，將 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 加以連接，就可一面與先前的 HDMI(R)纜線保持相容性，一面可進行半雙工通訊方式或全雙工通

訊方式的高速雙向 IP 通訊。

如以上，將 1 或複數筆要送訊之資料當中之任一者選擇成為要發送之資料，將將所選擇的資料，透過所定之訊號線而發送至通訊對方，將從通訊對方所發送過來的 1 或複數之收訊資料當中之任一者選擇成為要接收之資料，接收所選擇的資料，藉此，在 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 之間，係可一面保持身為 HDMI(R)的相容性，亦即可將非壓縮之影像的像素資料，從 HDMI(R)訊源端 71 對 HDMI(R)接收端 72，單向地高速傳輸，同時還能透過 HDMI(R)纜線 35 進行高速的雙向 IP 通訊。

其結果為，內建有 HDMI(R)訊源端 71、例如圖 2 的再生裝置 33 等之電子機器的訊源端機器，是具有 DLNA(Digital Living Network Alliance)等伺服器之機能，而內建有 HDMI(R)接收端 72、例如圖 2 的數位電視受像機 31 等之電子機器的接收端機器，是具有 Ethernet(註冊商標)等之 LAN 用通訊介面時，係例如，可藉由直接或透過以 HDMI(R)纜線連接之增幅器 32 等電子機器的雙向 IP 通訊，從訊源端機器往接收端機器，透過 HDMI(R)纜線來傳輸內容，然後，可從接收端機器，往被該接收端機器之 LAN 用通訊介面所連接之其他機器(例如圖 2 的數位電視受像機 34 等)，傳輸來自訊源端機器的內容。

再者，若藉由 HDMI(R)訊源端 71 與 HDMI(R)接收端 72 之間的雙向 IP 通訊，則被 HDMI(R)纜線 35 所連接的，內建 HDMI(R)訊源端 71 的訊源端機器、和內建 HDMI(R)接收

端 72 的接收端機器之間，可高速地交換控制所需之命令或回應，因此高速回應的機器間控制是成為可能。

其次，上述一連串處理，係可藉由專用的硬體來進行，也可藉由軟體來進行。將一連串處理以軟體來進行時，構成該軟體的程式，例如，是被安裝在用來控制 HDMI(R) 訊源端 71 或 HDMI(R) 接收端 72 的微電腦等。

於是，圖 17 係圖示了，執行上述一連串處理的程式所被安裝之電腦的一實施形態之構成例。

程式是可預先被記錄在內建於電腦中的做為記錄媒體之 EEPROM(Electrically Erasable Programmable Read-only Memory)305 或 ROM303 中。

又或者，程式係可暫時性或永久性地儲存(記錄)在，軟碟片、CD-ROM(Compact Disc Read Only Memory)、MO (Magneto Optical) 碟、DVD(Digital Versatile Disc)、磁碟、半導體記憶體等可移除式記錄媒體中。此種可移除式記錄媒體，係可以所謂套裝軟體的方式來提供。

此外，程式係除了如上述般地從可移除式記錄媒體安裝至電腦以外，還可從下載網站、透過數位衛星播送用人造衛星，以無線傳輸至電腦，或透過 LAN、網際網路等網路以有線方式傳輸至電腦，在電腦中係將如此傳輸來的程式，以輸出入介面 306 加以接收，就可安裝至內建的 EEPROM305 中。

電腦係內建有 CPU(Central Processing Unit)302。CPU302 上，係透過匯流排 301，連接著輸出入介面 306；

CPU302係將 ROM(Read Only Memory)303或 EEPROM305中所儲存的程式，載入至 RAM(Random Access Memory)304中來執行。藉此，CPU302係可進行上述流程圖所述之處理，或者藉由上述之區塊圖的構成來進行處理。

此處，於本說明書中，用來讓電腦執行各種處理所需之程式加以描述的處理步驟，並不一定要按照流程圖所記載的順序來進行時間序列上的處理，而是也包含了平行或個別執行之處理(例如平行處理或物件所致之處理)。

又，程式係可被1個電腦所處理，也可被複數電腦分散處理。

此外，本發明係除了 HDMI(R)以外，凡是從1個垂直同期訊號至下個垂直同期訊號為止的區間起，水平歸線區間及垂直歸線區間加以除外之區間亦即有效影像區間中，將非壓縮之1畫面份的影像之像素資料所對應之差動訊號，以複數之通道，往收訊裝置單向地進行送訊之送訊裝置、和接收從送訊裝置透過複數通道所發送過來的差動訊號的收訊裝置，所成的通訊介面上，均可適用。

又，本實施形態中雖然是，在 HDMI(R)訊源端71與 HDMI(R)接收端72之間，因應需要來控制著資料的選擇時序、差動訊號的收訊時序、送訊時序，以進行雙向 IP 通訊，但雙向通訊係亦可以用 IP 以外的協定來進行。

此外，本發明的實施形態係不限定於上述實施形態，在不脫離本發明主旨的範圍內可做各種變更。

若依據以上說明的實施形態，則可進行雙向通訊。尤

其是，例如能夠將非壓縮的影像的像素資料，和附隨於該影像的聲音資料，予以單向地進行高速傳輸的通訊介面中，可一面保持相容性，一面進行高速的雙向通訊。

順便一提，雖然也是和已經說明過的技術有重複的部份，但是映像聲音機器多半爲了雙向節目視聽、高度的遙控、電子節目表的接收等目的，而逐漸內建有 LAN 通訊機能。

做爲在映像聲音機器間形成該網路的手段，係有鋪設 CAT5 這類專用纜線、無線通訊、電燈線通訊等選項。

可是，專用纜線會使機器間的連接變得煩雜，無線或電燈線通訊需要複雜的調變電路和收送訊機而會變成昂貴等而不經濟。

於是，在前述實施形態中係揭露了，不須對 HDMI 追加新的連接器電極，就能追加 LAN 通訊機能。

由於 HDMI 係用 1 條纜線來進行映像與聲音之資料傳輸和連接機器資訊之交換及認證和機器控制資料之通訊的介面，因此對其追加 LAN 機能而不必使用專用纜線也不必使用無線，就能進行 LAN 通訊，這是具有很大優點。

順便一提，前述實施形態所揭露之技術，LAN 通訊所用的差動傳輸路是可兼做連接機器資訊之交換及認證和機器控制資料之通訊。

於 HDMI 中，無論進行連接機器資訊之交換及認證的 DDC 還是進行機器控制資料之通訊的 CEC，其連接機器電性特性是在寄生電容或阻抗等受到嚴密的限制。

具體而言，機器的 DDC 端子寄生電容係必須要為 50pF 以下，阻抗係在 LOW 輸出時必須為 200 Ω 以下且被地線 GND 接地，在 HIGH 狀態下則必須為 2k Ω 程度且被電源上拉 (pull up)。

另一方面，高速傳輸訊號的 LAN 通訊中，為了通訊穩定，收送訊端至少在高頻帶下必須要以 100 Ω 程度而被終端阻擋。為了滿足 DDC 的寄生電容限制，被追加至 DDC 線中的 LAN 收送訊電路係必須帶有隔著非常小的電容的 AC 結合，因此 LAN 訊號會受到大幅衰減，要補償之，收送訊電路會變得複雜且昂貴。

又，DDC 通訊中，狀態在 HIGH 和 LOW 之間變遷，係有可能會阻礙 LAN 通訊。亦即，在 DDC 通訊期間中，LAN 有可能會失去機能。

於是，以下將說明更為理想的實施形態，基本上，以 1 條纜線進行映像與聲音之資料傳輸和連接機器資訊之交換及認證和機器控制資料之通訊和 LAN 通訊的介面中，LAN 通訊是透過 1 對差動傳輸路而以雙向通訊進行，並藉由傳輸路當中至少單方的 DC 偏壓電位來通知著介面的連接狀態，具有此種特徵的通訊系統。

以下說明的技術中，不需要像實施形態那樣一定要具備選擇部。

圖 18 係藉由傳輸路當中至少單方的 DC 偏壓電位來通知介面之連接狀態的通訊系統的第 1 構成例的電路圖。

圖 19 係搭載乙太網路 (Ethernet) 之系統構成例的圖示

此通訊系統400，係如圖18及圖19所示，是含有LAN機能擴充HDMI(以下稱EH)訊源端機器401、EH接收端機器402、連接EH訊源端機器和EH接收端機器的EH纜線403、乙太網路收發器404、及乙太網路接收器405所構成。

EH訊源端機器401，係具有：LAN訊號送訊電路411、終端電阻412、AC結合電容413、414、LAN訊號收訊電路415、減算電路416、上拉電阻421、形成低通濾波器的電阻422及電容423、比較器424、下拉電阻431、形成低通濾波器的電阻432及電容433、以及比較器434。

EH接收端機器402，係具有：LAN訊號送訊電路441、終端電阻442、AC結合電容443、444、LAN訊號收訊電路445、減算電路446、下拉電阻451、形成低通濾波器的電阻452及電容453、比較器454、抗流線圈461、以及在電源電位與基準電位間串聯的電阻462及463。

在EH纜線403中，係具有由預留線501和HPD線502所成的差動傳輸路，且形成有預留線501的訊源側端子511與HPD線502的訊源側端子312、預留線501的接收側端子521與HPD線的接收側端子522。具有由預留線501和HPD線502，係被差動雙絞方式接線。

具有此種構成的通訊系統400中，於訊源端機器401內，端子511和端子512係透過AC結合電容413、414而連接至終端電阻412、LAN訊號送訊電路411、及LAN訊號收

訊電路 415。

減算電路 416 係接收著，LAN 訊號送訊電路 411 所輸出之、電流是在終端電阻 412 及傳輸路 501、502 中以負荷方式而發生的送訊訊號電壓，和 EH 接收端機器 402 所發送之訊號亦即收訊訊號電壓，兩者的和訊號 SG412。

於減算電路 416 中，從和訊號 SG412 中扣除送訊訊號 SG411 後的訊號 SG413，就是從接收端所傳送過來的真正訊號。

在接收端機器 402 內也有同樣的電路網，藉由這些電路，訊源端機器 401 和接收端機器 402 就可進行雙向的 LAN 通訊。

又，HPD 線 502，係除了上述 LAN 通訊以外，以偏壓位準來將纜線 403 已連接在接收端機器 402 之事實，傳達給訊源端機器 401。

接收端機器 402 內的電阻 462、463 和抗流線圈 461，係一旦纜線 403 被連接在接收端機器 402 上，便將 HPD 線 502，隔著端子 522 而偏壓成約 4V。

訊源端機器 401 係將 HPD 線 502 的 DC 偏壓，以電阻 432 與電容 433 所成之低通濾波器加以抽出，在比較器 434 上和基準電位 V_{ref2} (例如 1.4V) 進行比較。

若纜線 403 未被連接至訊源端機器 402 上，則端子 512 的電位係因為下拉電阻 431 而低於基準電位 V_{ref2} ，若被連接則會高於之。

因此，比較器 434 的輸出訊號 SG415 若為 HIGH，則代

表纜線 403 和接收端機器 402 是連接著。

另一方面，比較器 434 的輸出訊號 SG415 若為 LOW，則代表纜線 403 和接收端機器 402 並未連接。

本第 1 構成例中還具有以下機能：根據預留線 501 的 DC 偏壓電位，連接在纜線 403 兩端的機器是可彼此認識係為 EH 支援機器、還是非支援的 HDMI 機器。

EH 訊源端機器 401 係將預留線 501 以電阻 421 進行上拉 (+5V)，EH 接收端機器 402 係以電阻 451 而進行下拉。

這些電阻 421、451，在 EH 非支援機器中係不存在。

EH 訊源端機器 401，係以比較器 424，將通過了由電阻 422 及電容 423 所成之低通濾波器的預留線 501 的 DC 電位，和基準電位 V_{ref1} 做比較。

當接收端機器 402 是 EH 支援且為下拉時，則預留線 501 電位係為 2.5V；為非支援且開路時則為 5V，因此若將基準電位 V_{ref1} 設成 3.75V，就可識別接收端機器的支援・非支援。

接收端機器 402，係以比較器 454，將通過了由電阻 452 及電容 453 所成之低通濾波器的預留線 501 的 DC 電位，和基準電位 V_{ref3} 做比較。

當訊源端機器 402 是 EH 支援且具有上拉機能時則為 2.5V；若為非支援則為 0V，因此若將基準電位設成 1.25V，就可識別訊源端機器的 EH 支援・非支援。

如此，若根據本第 1 構成例，則以 1 條纜線 403 進行映像與聲音之資料傳輸和連接機器資訊之交換及認證和機器

控制資料之通訊和 LAN 通訊的介面中，LAN 通訊是透過 1 對差動傳輸路而以雙向通訊進行，並藉由傳輸路當中至少單方的 DC 偏壓電位來通知著介面的連接狀態，因此可在實體上，使 SCL 線、SDA 線不被使用在 LAN 通訊中而進行空間性的分離。

其結果為，藉由該分割，可與 DDC 相關規定之電性規格無關地形成 LAN 通訊所需之電路，可廉價地實現穩定且確實的 LAN 通訊。

圖 20 係藉由傳輸路當中至少單方的 DC 偏壓電位來通知介面之連接狀態的通訊系統的第 2 構成例的電路圖。

此通訊系統 600，基本上和第 1 構成例相同，以 1 條纜線 403 進行映像與聲音之資料傳輸和連接機器資訊之交換及認證和機器控制資料之通訊和 LAN 通訊的介面中，LAN 通訊是透過 2 對差動傳輸路而以單向通訊進行，並藉由傳輸路當中至少單方的 DC 偏壓電位來通知著介面的連接狀態，具有如此構成以外，還有，至少二條傳輸路是與 LAN 通訊以分時方式而被使用於連接機器資訊的交換與認證之通訊中，為其特徵。

此通訊系統 600，係如圖 20 所示，是含有 LAN 機能擴充 HDMI(以下稱 EH)訊源端機器 601、EH 接收端機器 602、連接 EH 訊源端機器和 EH 接收端機器的 EH 纜線 603 所構成。

EH 訊源端機器 601，係具有：LAN 訊號送訊電路 611、終端電阻 612、613、AC 結合電容 614~617、LAN 訊號

收訊電路 618、反相器 620、電阻 621、形成低通濾波器的電阻 622及電容 623、比較器 624、下拉電阻 631、形成低通濾波器的電阻 632及電容 633、比較器 634、NOR 閘 640、類比開關 641～644、反相器 645、類比開關 646, 747、DDC 收發器 651, 652、以及上拉電阻 653, 654。

EH 接收端機器 602, 係具有：LAN 訊號送訊電路 661、終端電阻 662, 663、AC 結合電容 664～667、LAN 訊號收訊電路 668、下拉電阻 671、形成低通濾波器的電阻 672及電容 673、比較器 674、抗流線圈 681、在電源電位與基準電位間串聯的電阻 682及 683、類比開關 691～694、反相器 695、類比開關 696, 697、DDC 收發器 701, 702、以及上拉電阻 703, 704。

EH 纜線 603之中, 係有由預留線 801和 SCL 線 803所成的差動傳輸路和由 SDA 線 804與 HPD 線 802所成的差動傳輸路, 形成了它們的訊源側端子 811～814、以及接收側端子 821～824。

預留線 801和 SCL 線 803, 以及 SDA 線 804和 HPD 線 802, 係被接線成差動雙絞方式。

具有此種構成的通訊系統 600中, 在訊源端機器 603內, 端子 811、813係透過 AC 結合電容 614、605及類比開關 641、642, 而連接至將 LAN 送訊訊號 SG611發送至接收端的送訊電路 611及終端電阻 612。

端子 814、812, 係透過 AC 結合電容 616、617與類比開關 6433、644, 而連接至接收來自接收端機器 602之 LAN

訊號的收訊電路 618 及終端電阻 613。

在接收端機器 602 內，端子 821 ~ 824，係透過 AC 結合電容 664，665，666，667 與類比開關 691 ~ 694，而連接至收送訊電路 668、661 與終端電阻 662、663。

類比開關 641 ~ 644、691 ~ 694 係在進行 LAN 通訊時為導通，在進行 DDC 通訊時則為開路。

訊源端機器 601，係將端子 813 與端子 814，透過別的類比開關 646、647 而連接至 DDC 收發器 651、652 及上拉電阻 653、654。

接收端機器 602，係將端子 823 與端子 824，透過類比開關 696、697 而連接至 DDC 收發器 701、702 及上拉電阻 703。

類比開關 646、647 係在進行 DDC 通訊時為導通，在進行 DLAN 通訊時則為開路。

藉由預留線 801 的店未來認識 EH 支援機器的機構，係除了訊源端機器 601 之電阻 62 是被反相器 620 所驅動以外，基本上是和第 1 構成例相同。

當反相器 620 的輸入是 HIGH 時，電阻 621 係成為下拉電阻，因此若從接收端機器 602 來看，就和 EH 非支援機器連接時相同，成為 0V 狀態。

其結果為，代表接收端機器 602 的 EH 支援識別結果的訊號 SG623 係變成 LOW，被訊號 SG623 所控制的類比開關 691 ~ 694 係呈開路，將訊號 SG623 以反相器 695 反轉過的訊號所控制的類比開關 696、697 係呈導通。

其結果為，接收端機器602係將 SCL 線803和 SDA 線804從 LAN 收送訊機切離，變成連接至 DDC 收送訊機的狀態。

另一方面，在訊源端機器601中，反相器620的輸入係也會被輸入至 NOR 閘640而將其輸出 SG614變成 LOW。

受 NOR 閘640之輸出訊號 SG614所控制的類比開關641～644係呈開路，將訊號 SG614以反相器645反轉過之訊號所控制的類比開關646、647係呈導通。

其結果為，訊源端機器601也會將 SCL 線803和 SDA 線804從 LAN 收送訊機切離，變成連接至 DDC 收送訊機的狀態。

反之，當反相器620的輸入是 LOW 時，訊源端機器601和接收端機器602都將 SCL 線803和 SDA 線804從 DDC 收送訊機切離，變成連接至 LAN 收送訊機的狀態。

藉由 HPD 線802的 DC 偏壓電位來確認連接所需的電路631～634、681～683，係具有和第1構成例同樣之機能。

亦即，HPD 線802，係除了上述 LAN 通訊以外，以偏壓位準來將纜線803已連接在接收端機器602之事實，傳達給訊源端機器601。

接收端機器602內的電阻682、683和抗流線圈681，係一旦纜線803被連接在接收端機器602上，便將 HPD 線802，隔著端子822而偏壓成約4V。

訊源端機器601係將 HPD 線802的 DC 偏壓，以電阻

632與電容633所成之低通濾波器加以抽出，在比較器634上和基準電位 V_{ref2} (例如1.4V)進行比較。

若纜線803未被連接至訊源端機器602上，則端子812的電位係因為下拉電阻631而低於基準電位 V_{ref2} ，若被連接則會高於之。

因此，比較器634的輸出訊號 SG613若為 HIGH，則代表纜線803和接收端機器602是連接著。

另一方面，比較器634的輸出訊號 SG613若為 LOW，則代表纜線803和接收端機器602並未連接。

如此，若依據本第2構成例，則因為以1條纜線403進行映像與聲音之資料傳輸和連接機器資訊之交換及認證和機器控制資料之通訊和 LAN 通訊的介面中，LAN 通訊是透過2對差動傳輸路而以單向通訊進行，並藉由傳輸路當中至少單方的 DC 偏壓電位來通知著介面的連接狀態，具有如此構成以外，還有，至少二條傳輸路是與 LAN 通訊以分時方式而被使用於連接機器資訊的交換與認證之通訊中；所以，可將 SCL 線、SDA 線以切換器來區分連接至 LAN 通訊電路的時間帶和連接至 DDC 電路的時間帶的時間分割，藉由該分割，可與 DDC 相關規定之電性規格無關地形成 LAN 通訊所需之電路，可廉價地實現穩定且確實的 LAN 通訊。

如以上說明，在圖2～圖17所關連的實施形態中，是將 HDMI19電極之中的 SDA 和 SCL 當成第1差動對，將 CEC 和 Reserved 當作第2對，而分別進行單向通訊來實現

全雙工通訊。

可是，SDA 與 SCL 係進行 H 是 $1.5K\Omega$ 上拉而 L 是低阻抗之下拉的通訊；CEC 也是進行 H 是 $27K\Omega$ 上拉且 L 是低阻抗之下拉的通訊。

爲了與既存 HDMI 維持相容性而保持這些機能，係可能導致要將需要傳輸線路終端之終端匹配的進行高速資料通訊之 LAN 機能予以共有，會有困難。

於是，第1構成例中係構成爲，避免使用 SDA、SCL、CEC 線，而將 Reserved 與 HPD 當成差動對而進行1對雙向通訊的全雙工通訊。

由於 HPD 係爲 DC 位準所致之旗標訊號，因此 AC 結合所致之 LAN 訊號的注入、和 DC 位準所致之旗標資訊的傳輸，係同時達成。Reserved 中係可新追加以下機能：使彼此認識是以類似於 HPD 之方法而具有 DC 位準所致之 LAN 機能的終端。

在第2構成例中係構成爲，以 HPD 和 SDA 和 SCL 和 Reserved 來作成2對差動對，分別進行單向通訊，而進行2對全雙工通訊。

於 HDMI 中，SDA 和 SCL 所致之爆衝狀的 DDC 通訊，係送訊機總是爲主機，而控制著其時序。

在此例中，當送訊機進行 DDC 通訊時，係將 SDA、SCL 線連接至 DDC 用的收發訊機，不進行 DDC 通訊時，線則連接至 LAN 用的收發訊機，以此方式來操作類比開關。

該切換器操作訊號係也會以 Reserved 線的 DC 位準而被傳達至收訊機，在收訊機側也會進行同樣的 SW 切換。

藉由採用以上構成，第1個效果是，SCL、SDA、CEC 通訊係可不受 LAN 通訊的雜訊影響，可確保總是穩定的 DDC 與 CEC 之通訊。

這在第1構成例中係藉由將 LAN 做實體性地與這些線路的分離來達成，而在第2構成例中則是以切換器而在 DDC 通訊中將 LAN 訊號從線路切斷來達成。

第2個效果是，LAN 通訊係以帶有理想之終端電阻的線路來進行，因此可進行可用範圍大的穩定通訊。

這在第1構成例中係因為 LAN 訊號是被重疊在只能以 Reserved、HPD 這類 DC 位準才能傳達的線路上，因此跨越 LAN 通訊所需的非常廣頻率，皆可使終端阻抗維持在理想值而達成；在第2構成例中則是只有在進行 LAN 通訊時才以切換器來連接 DDC 通訊中所不允許的 LAN 用終端電路而達成。

圖 21(A)～(E)，係本構成例的通訊系統中的雙向通訊波形圖示。

圖 21(A)係表示從 EH 訊源端機器所送出之訊號波形，圖 21(B)係表示 EH 接收端機器所接受之訊號波形，圖 21(C)係表示通過纜線的訊號波形，圖 21(D)係表示 EH 訊源端機器所接受之訊號，圖 21(E)係表示從 EH 訊源端機器所送出之訊號波形。

如圖 21 所示，若依據本構成例，則可實現良好的雙向

通訊。

〔第2實施例〕

以下，在併用 HDMI 與乙太網路而連接之複數機器加以內包之系統中，針對以在 HDMI 連接下所被分配之各台機器固有的位址為基礎，來算出乙太網路位址之方法及採用其之系統，加以說明。

圖 22 係併用 HDMI 與乙太網路而連接之複數機器加以內包之系統的圖示。此系統係由機器 901 乃至機器 904 所構成。在機器 901 係設有：成對的 HDMI 端子 911 和乙太網路端子 912、乙太網路端子 913、及成對的 HDMI 端子 914 與 HDMI 端子 915。

又，在機器 902 係設有成對的 HDMI 端子 916 及乙太網路端子 917。然後，機器 902 的 HDMI 端子 916 與機器 901 的 HDMI 端子 911 係藉由纜線等而連接，機器 902 的乙太網路端子 917 與機器 901 的乙太網路端子 912 係藉由纜線等而連接。

然後，在機器 904 係設有乙太網路端子 918；該乙太網路端子 918，係與機器 901 的乙太網路端子 913，藉由纜線等而連接。又然後，在機器 903 係設有成對的 HDMI 端子 919 及乙太網路端子 920。然後，機器 903 的 HDMI 端子 919 與機器 901 的 HDMI 端子 914 係藉由纜線等而連接，機器 903 的乙太網路端子 920 與機器 901 的乙太網路端子 915 係藉由纜線等而連接。

順便一提，被 HDMI 所連接的機器間，具有名叫 CEC 的用來交換命令訊息之機能，爲了特定出其送訊側、收訊側，係使用了被保存在 HDMI VSDB 中的實體位址。茲引用 HDMI 規格書 1.3a(High-Definition Multimedia Interface Specification Version 1.3a)而將其構造揭示並翻譯如下。

8.3.2 HDMI Vendor-Specific Data Block(HDMI VSDB)

The first CEA Extension shall include an HDMI Vendor Specific Data Block(HDMI VSDB)shown in Table 8-6. This is a CEA-861-D Vendor Specific Data Block(see CEA-861-D section 7.5.4 for details)containing a 24-bit IEEE Registration Identifier of 0x000C03, a value belonging to HDMI Licensing, LLC.

Sinks shall contain an HDMI VSDB minimally containing a 2-byte Source Physical Address field following the 24-bit identifier. An HDMI VSDB may have zero or more extension fields as shown in Table 8-6. The minimum value of N(length)is 5 and the maximum value of N is 31. A Sink that supports any function indicated by an extension field shall use an HDMI VSDB with a length sufficient to cover all supported fields.

The Source shall have the ability to handle an HDMI VSDB of any length. In future specifications, new fields may be defined. These additional fields will be defined such that a zero value indicates the same characteristics

as is indicated if the field was not present. Sources should use the length field to determine which extension fields are present, and shall process the HDMI VSDB with no regard to non-zero values in fields defined as Reserved in this specification.

此處，圖 23 係圖示了上述 HDMI 規格書 1.3a 中的 “Table 8-6”。

亦即，圖 23 係為 HDMI VSDB 的圖示。於圖 23 中，實體位址係以 A、B、C、D 來表示。

亦即，最初的 CEA 擴充係必須要含有表 8-6(圖 23)所示的 HDMI 廠商特有資料區塊(HDMI VSDB)。其係一個 CEA-A-861-D 廠商特有資料區塊(細節參照 CEA-861-D 的 7.5.4 節)，含有一 24 位元的 IEEE 登錄識別元而且屬於 HDMI Licensing, LLC 的值，0x000C03。

接收端係應在 24 位元識別元之後，含有一 HDMI VSDB，其係含有最小限度為 2 位元組的訊源端實體位址欄位。HDMI VSDB，係如表 8-6(圖 23)所示，可以具有 0 個或更多的擴充欄位。N(長度)的最小值係為 5，N 的最大值係為 31。支援被擴充欄位所指出之機能的接收端，必須使用帶有足夠長度以覆蓋所有被支援之欄位的 HDMI VSDB。

訊源端必須具有能夠處理任意長度 HDMI VSDB 的能力。在將來的規格書中，可能會定義新的欄位。這些追加的欄位係被定義為，零值是代表著，等同於表示欄位不存在時的文字。訊源端係為了決定有哪些欄位存在，而必須

使用長度欄位，並且無關於本規格書中被定義成預留之欄位的非零值，均會去處理 HDMI VSDB。

接著，將該實體位址的決定方法，根據 HDMI 規格 1.3a 而引用並翻譯如下。

8.7 Physical Address

8.7.1 Overview

In order to allow CEC to be able to address specific physical devices and control switches, all devices shall have a physical address. This connectivity has to be worked out whenever a new device is added to the cluster. The physical address discovery process uses only the DDC/EDID mechanism and applies to all HDMI Sinks and Repeaters, not only to CEC-capable devices.

The CEC and DDC connections are shown in Figure 8-1.

The CEC line is directly connected to all nodes on the network.

After discovering their own physical address, the CEC devices transmit their physical and logical addresses to all other devices, thus allowing any device to create a map of the network.

8.7.2 Physical Address Discovery

The physical address of each node is determined

through the physical address discovery process. This process is dynamic in that it automatically adjusts physical addresses as required as devices are physically or electrically added or removed from the device tree.

All Sinks and Repeaters shall perform the steps of physical address discovery and propagation even if those devices are not CEC-capable. Sources are not required to determine their own physical address unless they are CEC-capable.

All addresses are 4 digits long allowing for a 5device-deep hierarchy. All are identified in the form of n.n.n.n in the following description. An example of this is given in Figure 8-3.

A Sink or a Repeater that is acting as the CEC root device will generate its own physical address:0.0.0.0. A Source or a Repeater reads its physical address from the EDID of the connected Sink. The CEC line may be connected to only one HDMI output so a device with multiple HDMI outputs will read its physical address from the EDID on the CEC-connected output. Each Sink and Repeater is responsible for generating the physical address of all Source devices connected to that device by appending a port number onto its own physical address and placing that value in the EDID for that port. The Source

Address Field of the HDMI Vendor Specific Data Block (see Section 8.3.2) is used for this purpose.

Note that the values shown in the figures below represent the physical addresses for the devices themselves, not the Source physical addresses stored in the EDID within that device. In fact, for all devices shown, except the TV, those physical addresses are stored in the EDID of the connected Sink. An example is shown for the TV at physical address 0.0.0.0.

8.7.3 Discovery Algorithm

The following algorithm is used to allocate the physical address of each device whenever HPD is de-asserted or upon power-up:

Disable assertion of HPD to all source devices

If I am CEC root

Set my_address to 0.0.0.0

Else

Wait for HPD from sink

Query sink for my_address of my connection(Section

8.7.4)

The device shall retain this physical address until HPD is

removed(or the device is powered off).

```

    End if

    If device has connections for source devices then

        Label all possible connections to source devices
        uniquely starting

            from connection_label=1 to the number of source
        input connections

        If device has separate EDIDs for each source connection
    then
        If my_address ends with 0 then
            Set each source_physical_address to my_address with the
            first 0 being replaced with connection_label. .
        Else (i.e. beyond the fifth layer of the tree)
            Set each source_physical_address to F.F.F.F
        End if
        Else
            Set each source_physical_address to my_address
        End if

        Write source_physical_address to HDMI VSDB in
    EDID for each source
        connection

    End if

    Allow HPD to be asserted for source devices

```

8.7.4 HDMI Sink Query

A Source shall determine its physical address (my_address) by checking the HDMI Vendor Specific Data Block (see Section 8.3.2) within the EDID. The fourth and fifth bytes of this 5 byte structure contain the Source Physical Address (fields A, B, C, D).

此處，圖 24 係圖示了上述 HDMI 規格 1.3a 中的 “Figure 8-1”。

亦即，圖 24 係為 CEC 與 DDC 之連接的圖示。又，圖 25 係圖示了 HDMI 規格 1.3a 中的 “Figure 8-2”，亦即 HDMI cluster。再者，圖 26 係圖示了 HDMI 規格書 1.3a 中的 “Figure 8-3”，亦即 HDMI cluster。

為了使 CEC 能夠對特定的實體裝置和控制開關進行定址，所有的裝置均應具有實體位址。無論是否有新的裝置被追加至叢集 (cluster)，都必須考量連接性。實體位址探索過程係僅使用 DDC/EDID 機制，而且不僅適用於可 CEC 的裝置上，所有的 HDMI 接收端及重複器上均適用。CEC 及 DDC 連接係示於圖 24。CEC 線係被直接連接至網路上的所有節點。在探索到自己本身的實體位址後，CEC 裝置係將這些實體及邏輯位址發送至其他所有裝置，如此一來，任何所有裝置都可創造出網路的地圖。

又，各節點的實體位址，係藉由實體位址探索處理而決定。該處理係為，如同裝置是被實體性或電性地新增、或從裝置樹中移除，其會自動地因應需要來調整實體位址，就這點而言是動態的。所有的接收端與重複器，即使在

這些裝置不具有 CEC 能力的情況下，仍應執行實體位址探索及傳播的步驟。當訊源端不具 CEC 能力時，就不需要決定其自身的實體位址。

所有的位址，皆為考慮到 5 個裝置深度階層的 4 位數長度。所有位址在以下的描述中均同樣為 n.n.n.n. 之形式。此例子係被示於圖 26。

以 CEC 根裝置身份而作動的接收端或重複器，係生成其自己的實體位址，0.0.0.0。訊源端或重複器係從所連接的接收端的 EDID，讀取該實體位址。CEC 線所能連接的係僅為一個 HDMI 輸出，因此具有複數 HDMI 輸出的裝置係在 CEC 連接輸出時，從 EDID 讀取其實體位址。各接收端與重複器係必須負責，在其各自的位址上附加埠號，並將其值放入該埠的 EDID，藉此生成被連接在該裝置的所有訊源端裝置的實體位址。HDMI 廠商特有資料區塊的訊源端位址欄位(參照 8.3.2 節)係為了此一目的而被使用。

要注意的是，圖 26 所示的值，係並非被保存在該裝置內之 EDID 的訊源端實體位址，而是表示裝置本身的實體位址。事實上，除了 TV 以外，對於所有的裝置而言，這些實體位址係被保存在所被連接的接收端的 EDID 中。圖示實體位址為 0.0.0.0 時的 TV 之例子。

再者，上述演算法，係當 HPD 前提被解除前時，或電源開啓時，總是在分配各裝置的實體位址時，會被使用。

訊源端係應藉由檢查 EDID 內的 HDMI 廠商特有資料

區塊 (參見 8.3.2 節) 以決定其實體位址 (`my_address`)。此 5 位元組結構的第 4 和第 5 位元組，係含有訊源端實體位址 (欄位 A、B、C、D)。

又，在 CEC 中係依據此處所得到的實體位址，而如以下般地決定出邏輯位址。以下，從 HDMI 規格書 1.3a 引用並翻譯邏輯位址的決定方法如下。

CEC 是一種以匯流排系統為基礎的協定，因此無法單獨查明網路的實體連接性。8.7 節所定義的機制，是使用 DDC 來分配實體位址給在網路中的裝置。

所有的 CEC 裝置都因而具有實體和邏輯位址，而非 CEC 裝置僅具有實體位址。

CEC 10.1 實體位址探索

8.7.3 所定義的演算法是被用來分配每一裝置的實體位址。

無論何時，當發現了一個新的實體位址 (除了 F.F.F.F 以外)，CEC 裝置應當：

- 分配邏輯位址 (見 CEC 10.2.1)

- 將邏輯與實體位址之間的分配關係，藉由廣播方式加以報告 <報告實體位址>。

此一處理可讓所有節點創造出實體連接對邏輯位址的地圖。

CEC 10.2 邏輯定址

每一出現在控制訊號線上的裝置，具有一邏輯位址，其係在系統中只被分配給唯一一個裝置。此位址不但定義了裝置類型，還成為了一個獨一無二的識別元。這些係被指定在 CEC 表 5。

如果一個實體裝置包含了超過一個以上之邏輯裝置的功能，則它應當取得這些每一邏輯裝置的邏輯位址。例如，如果一台 DVD 錄影機具有選台器，則它除了會取得 1、2 或 9 之任一位址(錄影裝置)以外，還會再取得 3、6、7、10 之任一位址(選台器)。

在此係准許一個裝置使用不同的邏輯位址，來宣告其他裝置的功能性。例如，一台可錄式 DVD 裝置可以取得位址 4 或 8，以只揭露出標準 DVD 再生裝置的功能性。在此例子中，錄影功能將無法經由 CEC 所使用或操控。

一台擁有位址 1、2 或 9(錄影設備)的錄影裝置，不應該同時取得再生裝置位址，因為再生功能也已經被包含在錄影功能裡。

如果一個裝置擁有多重特定功能的物件，則它應該只宣告出一個物件。例如，如果一台裝置擁有多個選台器，則它應該只揭露出一個來經由 CEC 控制。在此例中，是由該裝置自己去管理多個選台器。

一台裝置只要當它至少支援該功能用的強制訊息，就應使用一個邏輯位址來宣告一個功能，例如選台器。

CEC 10.2.1 邏輯位址分配

注意，邏輯位址只有當裝置是擁有正當的實體位址（例如非 F.F.F.F）時，才能被分配；其他情況下則裝置係應取得"未登錄"的邏輯位址（15）。

只有實體位址是 0.0.0.0 的裝置，才能取得 TV 的邏輯位址（0）。TV 若在其他任何實體位址時，則應取得"自由使用"（14）位址。如果位址 14 已經被分配掉，則它應取得"未登錄"位址（15）。

預留位址目前不應被使用，應被保留給將來的本規格之擴充所需。

當有超過一個以上的可能邏輯位址是可被使用來賦予裝置類型（例如選台器 1、選台器 2 等），位址分配程序應被新連接的裝置所完成。該裝置會取得第一個所被分配的給該裝置類型之位址，並且發送一個〈輪詢訊息〉給相同位址（例如選台器 1 → 選台器 1）。如果該〈輪詢訊息〉沒有被回應，則該裝置便停止程序並保留該位址。

如果該第一個位址有被回應，則該裝置便取得下一個該裝置類型所用之位址，並且重複此程序（例如選台器 2 → 選台器 2）。再次地，若該訊息沒有被回應，則該裝置便保留該位址。

此程序會繼續重複直到所有可能的"類型特有"位址都被檢查過；如果沒有"類型特有"位址能被使用，則該裝置就會取得未登錄位址（15）。注意，數個實體位址有可能共用此一位址。

當裝置斷線或關閉電源，則會失去它的邏輯位址。然

而，它是可以記得其上次的邏輯位址，如此一來，當下次重新連線或打開電源時，它就能在程序上取得未登錄位址之前，先在其上次的邏輯位址上進行輪詢程序，並且嘗試其他可能被允許的邏輯位址。例如，如果有台 STB 之前是被分配了選台器 2 的位址，現在重新連線時，它將會在取得未登錄位址以前，先輪詢選台器 2、選台器 3、選台器 4 及選台器 1。

如果一台裝置在任何時間失去了其實體位址（例如被拔除），則它的邏輯位址會被設定成未登錄（15）。

此處，圖 27 係圖示了 HDMI 規格 1.3a 中的 “Table 5”，亦即邏輯位址。又，圖 28 係圖示了 HDMI 規格 1.3a 中的 “Figure 8-2”，亦即是針對邏輯位址分配的說明圖。

另一方面，在乙太網路中係使用 xx.xx.xx.xx 的 IP 位址，其方法係有：由 DHCP 伺服器決定者、事先帶有固定位址者、一種稱作 AutoIP 的動態地對自己機器分配位址者。一般而言，於乙太網路中，該位址的分配，是需要花費時間。又，用固定位址的決定方式，則經常會造成無法識別各台機器的事件。

亦即，在併用 HDMI 與乙太網路而連接之複數機器加以內包之系統中，要特定出乙太網路所使用的 IP 位址，是有困難的。

於是，在併用 HDMI 與乙太網路而連接之複數機器加以內包之系統中，係提供一種簡易地特定出乙太網路所使用的 IP 位址的方法。

HDMI 所使用的實體位址，係為以 A.B.C.D 表示的 4 位元 $\times 4$ 的總計 16 位元，同時其也代表著被 HDMI 所連接的機器間的連接拓撲。

另一方面，乙太網路所使用的 IP 位址，係為 16 位元 $\times 4$ 的總計 64 位元，此處，為了便利起見，將乙太網路所使用的 IP 位址記作 E.F.G.H，而 E、F、G、H 係分別為 16 位元。

將乙太網路所使用的 IP 位址加以特定的第 1 方法，係例如圖 29 所示，將 A.B.C.D 的總計 16 位元值，分配至 H 的 16 位元，藉此以決定 IP 位址，為其基本特徵。E、F、G 的值，係由 A.B.C.D=0.0.0.0 的 CEC Root 來決定，並在乙太網路上係發送「A.B.C.0」之資訊。各機器係以該資訊與自身的 A.B.C.D 為基礎，來決定自身的 E.F.G.H。如此便對 HDMI 端子與乙太網路端子，決定所具有之連接端的位址。

圖 29 中係圖示了，乙太網路所使用的 IP 位址的 E.F.G.H，和被分配至 H 的 A.B.C.D。

又，例如圖 30 所示，若在同一機器內有有別於成對之 HDMI 端子與乙太網路端子而獨立設置的乙太網路端子時，則該端子雖然不帶有 HDMI 的 A.B.C.D 之位址，但仍可決定 IP 位址 E.F.G.H。其係相當於 Figure 8-3 的 1.0.0.0，亦即圖 26 中的 1.0.0.0。

在圖 30 中，在機器 1001 上係設有：成對的 HDMI 端子 1002 與乙太網路端子 1003、成對的 HDMI 端子 1004 與乙太

網路端子 1005、及乙太網路端子 1006。此處，乙太網路端子 1006，係有別於其他端子而獨立設置。

又，由 $A.B.C.D=0.0.0.0$ 的 CEC Root 來決定 E、F、G 值的方法，係可想定有複數種。可以有：使用固定之 A,B,C 值的方法、參考從 DHCP 伺服器所分配之位址來決定之方法、使用 AutoIP 之方法等。E,F,G 之值為相同的機器，係可在同一網段內自由通訊，但與該值不同的機器之間的通訊，通常必須要透過路由器來進行。

另外，作為有別於以上說明之第 1 方法的其他解決方案，還有例如圖 31 所示，引用 CEC 中的邏輯位址 (以下記作 E) 的方法。CEC 中的邏輯位址係為 4 位元，將其分配至 H 的值。又，此處，由於 CEC 中的邏輯位址 15 是被使用作為廣播用，因此亦可轉換成 255 之值。

圖 31 中係圖示了，乙太網路所使用的 IP 位址的 E.F.G.H，和被分配至 H 之值的邏輯位址 (E)。

又，此時，例如圖 32 所示，若有有別於成對之 HDMI 端子與乙太網路端子而獨立設置的乙太網路端子時，則對該獨立端子，IP 位址係可使用 H 的剩下 12 位元來分配。例如，於下位 4 位元 1000b(8) 的裝置中，HDMI 端子與乙太網路端子成對的乙太網路端子之 IP 位址上位 12 位元係為 000000000000b 即 $H=8$ ，藉由對於該機器中單獨的乙太網路端子之 IP 位址上位 12 位元分配 000000000001b，H 的值就成為 0000000000011000b(24)。

至此的說明中係以所能使用的最大寬度的位址長為例

子，但將來爲了擴充等，而亦可能僅使用可使用之12位元中的11位元部分。又，亦可對位址添加偏置，分配到H以外的部分。

作爲有別於以上說明之第1方法及第2方法的第3方法，還有IP位址係使用先前的向DHCP伺服器詢問等之方法並決定之，由各台機器將實體位址、邏輯位址的對應資訊予以封包化，在CEC或乙太網路上彼此交換，以謀求交互使用HDMI與乙太網路之應用程式之便利性的方法。

又，圖33中係圖示了IP位址、邏輯位址、及實體位址。再者，圖34中係圖示了3個IP位址(1)乃至IP位址(3)、邏輯位址、及實體位址。

再者，具有對一個乙太網路端子分配複數位址之機能的機器，係亦可將上記的第1方法、第2方法、或第3方法，予以併用。此時，E,F,G的值會隨各方法而取不同的值。又，關於成對的HDMI端子與乙太網路端子，也是在HDMI纜線內設置乙太網路訊號通訊用的訊號路，藉此，在外觀上就可視爲一條HDMI端子、纜線地加以使用。

如以上所述，在併用HDMI與乙太網路而連接之複數機器加以內包之系統中，就可簡易地特定出乙太網路所使用的IP位址。

〔第3實施例〕

第1實施例中所說明過的通訊方法，以下稱之爲eHDMI連接。在本實施例中係，針對使eHDMI連接與通常的LAN

連接共存時，避免迴圈的方式，加以說明。

在支援 eHDMI 與 DLNA 兩者的裝置上，係必須要實裝有 eHDMI 連接器與 LAN 連接器。在 eHDMI 規格中，雖然可經由 eHDMI 纜線而將裝置連接至網路，但若同時透過 LAN 連接器而連接至網路，則會變成從1台裝置對網路呈2系統地連接，而引發迴圈。

例如，如圖35所示，假設 VIDEO(錄影機)1101及 BD/DVD Recorder(BD/DVD 錄影機)1102是經由 eHDMI 纜線而連接至 DTV(數位電視受像機)1103。亦即，錄影機1101和 AV 擴大機1104係藉由 eHDMI 纜線1105所連接，BD/DVD 錄影機102和 AV 擴大機1104係藉由 eHDMI 纜線1106所連接。又，DTV1103，係藉由 eHDMI 纜線1107而連接至 AVRack1104。

又，由於 eHDMI 纜線係在先前的 HDMI 中追加了網路線之機能，因此錄影機1101及 BD/DVD 錄影機102係經由 DTV1103而 LAN 連接至 ROUTER(路由器)1108。另一方面，還想訂有未使用 eHDMI 機能的使用者要連接 DLNA 的情形，VIDEO1101及 BD/DVD 錄影機102等係必須要裝備有通常的 LAN 連接器。然後在設置之際，使用者係除了 eHDMI 連接以外，如圖35的虛線所示，還將錄影機1101及 BD/DVD 錄影機102上所分別設置的 LAN 連接器連接至網路線，然後又將該網路線的另一側連接至路由器1108，則如此一來，則變成錄影機1101及 BD/DVD 錄影機102係以 eHDMI 纜線及網路線之2系統而連接至路由器

1108，造成了 LOOP(迴圈)。於是，除了在使用說明書上藉由警告等來喚起使用者的注意外，在機器的本體側上也必須要設計某種避免策略。亦即，在使 eHDMI 連接與通常的 LAN 連接共存時，恐怕會產生迴圈。

於是，作為避免此種迴圈的方式，分成軟體式方法及硬體式方法，說明如下。

首先，作為避免迴圈所需之軟體式方法，係在支援 eHDMI 與 DLNA 兩者的裝置上顯示出選單，在該選單上設置 eHDMI 模式 ON/OFF 按鈕。該 eHDMI 模式 ON/OFF 按鈕，係藉由使用者的操作，來切換被設在裝置上的 LAN 連接器或 eHDMI 連接器之哪一者為有效。以下，參照圖 36 的流程圖，說明裝置所進行的這些 LAN 連接器及 eHDMI 連接器之切換處理。

於步驟 S301 中，裝置係令選單被顯示出來。在該選單上係顯示有 eHDMI 模式 ON/OFF 按鈕，使用者係藉由操作該裝置，藉由該 eHDMI 模式 ON/OFF 按鈕，就可選擇切換連接器成為 eHDMI 模式的 ON 或 OFF 之任一者。

於步驟 S302 中，裝置係判定是否有 eHDMI 模式的 ON 指示。於步驟 S302 中，若判定為有 ON 指示，則於步驟 S303 中，裝置係將 eHDMI 模式設成 ON，結束切換處理。

亦即，裝置係將自身所被設置的 eHDMI 連接器設成有效，將 LAN 連接器設成無效。藉此，就只有 eHDMI 連接器成為有效，就可避免發生迴圈。

相對於此，於步驟 S302 中，若判定為沒有 ON 指示，

則於步驟 S304中，裝置係將 eHDMI 模式設成 OFF，結束切換處理。亦即，裝置係將自身所被設置的 eHDMI 連接器設成無效，將 LAN 連接器設成有效。此處，被設成無效的 eHDMI 連接器，係成為 HDMI 而發揮功能。藉此，就只有 LAN 連接器成為有效，就可避免發生迴圈。

如此，令選單顯示出來，讓使用者來選擇要 eHDMI 連接器或 LAN 連接器之哪一個連接器成為有效，就可簡單地避免迴圈。

接著，說明避免迴圈的硬體式方法。

此種情況下，例如裝置上僅實裝了 eHDMI。又，當該裝置想要不經由 eHDMI 而直接連接至 DLNA 時，亦即不想透過 eHDMI 纜線而用 LAN 連接至其他機器時，則例如使用圖 37所示的轉換適配器 1131。

轉換適配器 1131，係將 eHDMI 分離成 LAN 和 HDMI，或是將 LAN 和 HDMI 加以合成為 eHDMI 的適配器。該轉換適配器 1131上，係設有 eHDMI 用的端子 1132、LAN 用的端子 1133、及 HDMI 用的端子 1134。藉由將此種轉換適配器 1131連接到只有實裝 eHDMI 的裝置上，就可不透過 eHDMI 纜線來與其他機器做 LAN 連接。

又，作為避免迴圈的其他硬體式方法有，例如圖 38所示，亦可在裝置上設置硬體開關，來切換 eHDMI 連接器與 LAN 連接器之連接。

在圖 38中，裝置上係設有網路控制器 1161、HDMI 控制器 1162、eHDMI 控制器 1163、開關 1164、HDMI 連接器

(eHDMI 連接器)1165、及 LAN 連接器 1166。

HDMI 控制器 1162係連接至 eHDMI 控制器 1163，又，eHDMI 控制器 1163係連接至 HDMI 連接器 1165。然後，網路控制器 1161上係連接著開關 1164，開關 1164係切換連接至 eHDMI 控制器 1163或 LAN 連接器 1166之任一者。

此處，一旦開關 1164係被連接至 eHDMI 控制器 1163，則網路控制器 1161係變成透過 eHDMI 控制器 1163而連接至 HDMI 連接器 1165。又，一旦開關 1164係被連接至 LAN 連接器 1166，則網路控制器 1161係變成連接至 LAN 連接器 1166。如此，藉由開關 1164，就可將連接切換至 HDMI 連接器 1165或 LAN 連接器 1166，就可簡單地避免迴圈。

再者，作為避免迴圈的其他硬體式方法，亦可例如圖 39所示，在裝置上將 LAN 連接器 1191、HDMI 連接器 (eHDMI 連接器)1192設置成彼此靠近，使得只有其中一方的連接器能被連接。亦即，只有 LAN 連接器 1191或 HDMI 連接器 1192的任意一方，能夠透過纜線等來連接其他機器。

再者，又，作為避免迴圈的其他硬體式方法，亦可將 eHDMI 連接器用和 LAN 連接器用的的 2 個網路控制晶片，搭載在裝置中。

此種情況下，例如圖 40所示，在裝置中設有：LAN 連接器 1211、HDMI 連接器 (eHDMI 連接器)1212、網路控制器 1213、eHDMI 控制器 1214、HDMI 控制器 1215、及網路

控制器 1216。

此處，LAN 連接器 1211 係連接著網路控制器 1213。又，HDMI 連接器 1212，係被連接至 eHDMI 控制器 1214，在 eHDMI 控制器 1214 上，係連接著 HDMI 控制器 1215 及網路控制器 1216。

如此，藉由在裝置設置 LAN 連接器 1211 用的網路控制器 1213、和 HDMI 連接器 1212 用的網路控制器 1216，就可簡單地避免迴圈。

【圖式簡單說明】

〔圖 1〕一般的影像傳輸系統之構成的圖示。

〔圖 2〕適用了本發明的一實施形態之影像傳輸系統之構成圖。

〔圖 3〕HDMI(R)訊源端(source)及 HDMI(R)接收端(sink)之構成例的圖示。

〔圖 4〕HDMI(R)的 A 型連接器的腳位排列的圖示。

〔圖 5〕HDMI(R)的 C 型連接器的腳位排列的圖示。

〔圖 6〕HDMI(R)訊源端及 HDMI(R)接收端的更詳細之構成例的圖示。

〔圖 7〕HDMI(R)訊源端及 HDMI(R)接收端的另一更詳細之構成例的圖示。

〔圖 8〕E-EDID 之資料結構之圖示。

〔圖 9〕Vender Specific 之資料結構之圖示。

〔圖 10〕說明 HDMI(R)訊源端所做之通訊處理的流程

圖。

〔圖 11〕說明 HDMI(R)接收端所做之通訊處理的流程

圖。

〔圖 12〕說明 HDMI(R)訊源端所做之通訊處理的流程

圖。

〔圖 13〕說明 HDMI(R)接收端所做之通訊處理的流程

圖。

〔圖 14〕HDMI(R)訊源端及 HDMI(R)接收端的另一更詳細之構成例的圖示。

〔圖 15〕說明 HDMI(R)訊源端所做之通訊處理的流程圖。

〔圖 16〕說明 HDMI(R)接收端所做之通訊處理的流程圖。

〔圖 17〕適用了本發明之電腦的一實施形態之構成例的區塊圖。

〔圖 18〕藉由傳輸路當中至少單方的 DC 偏壓電位來通知介面之連接狀態的通訊系統的第 1 構成例的電路圖。

〔圖 19〕搭載乙太網路(Ethernet)之系統構成例的圖示。

〔圖 20〕藉由傳輸路當中至少單方的 DC 偏壓電位來通知介面之連接狀態的通訊系統的第 2 構成例的電路圖。

〔圖 21〕構成例之通訊系統中的雙向通訊波形之圖示。

〔圖 22〕併用 HDMI 與乙太網路而連接之複數機器加

以內包之系統的圖示。

〔圖 23〕 HDMI VSDB 之圖示。

〔圖 24〕 CEC 與 DDC 之連接的圖示。

〔圖 25〕 HDMI cluster 之圖示。

〔圖 26〕 HDMI cluster 之圖示。

〔圖 27〕 logical addresses 之圖示。

〔圖 28〕 logical address Allocation 的說明圖。

〔圖 29〕 IP 位址之特定方法的說明圖。

〔圖 30〕 設於機器上之端子的說明圖。

〔圖 31〕 IP 位址之特定方法的說明圖。

〔圖 32〕 IP 位址之特定方法的說明圖。

〔圖 33〕 IP 位址之特定方法的說明圖。

〔圖 34〕 IP 位址之特定方法的說明圖。

〔圖 35〕 eHDMI 纜線或網路線所做之機器間連接的說明圖。

〔圖 36〕 說明切換處理的流程圖。

〔圖 37〕 轉換適配器之構成的圖示。

〔圖 38〕 設置有進行連接器切換之開關的設備構成之圖示。

〔圖 39〕 被設在設備的 LAN 連接器及 HDMI 連接器之例子的圖示。

〔圖 40〕 設備構成之圖示。

【主要元件符號說明】

35 : HDMI(R)纜線
71 : HDMI(R)訊源端
72 : HDMI(R)接收端
81 : 發送器
82 : 接收器
83 : DDC
84 : CEC 線
85 : EDIDROM
121 : 切換控制部
124 : 切換控制部
131 : 轉換部
132 : 解碼部
133 : 開關
134 : 轉換部
135 : 開關
136 : 解碼部
141 : 訊號線
171 : 切換控制部
172 : 切換控制部
181 : 開關
182 : 開關
183 : 解碼部
184 : 轉換部
185 : 開關

186：開關

191：SDA線

192：SCL線

400：通訊系統

401：LAN機能擴充HDMI(EH)訊源端機器

411：LAN訊號送訊電路

12：終端電阻

413、414：AC結合電容

415：LAN訊號收訊電路

416：減算電路

421：上拉電阻

422：電阻

423：電容

424：比較器

431：下拉電阻

432：電阻

433：電容

434：比較器

402：EH接收端機器

441：LAN訊號送訊電路

442：終端電阻

443、444：AC結合電容

445：LAN訊號收訊電路

446：減算電路

451：下拉電阻

452：電阻

453：電容

454：比較器

461：抗流線圈

462、463：電阻

403：EH 纜線

501：預留線

502：HPD 線

511、512：訊源側端子

521、522：接收側端子

600：通訊系統

601：LAN 機能擴充 HDMI(EH)訊源端機器

611：LAN 訊號送訊電路

612、613：終端電阻

614乃至617：AC 結合電容

618：LAN 訊號收訊電路

620：反相器

621：電阻

622：電阻

623：電容

624：比較器

631：下拉電阻

632：電阻

633：電容

634：比較器

640：NOR 閘

641乃至644：類比開關

645：反相器

646、647：類比開關

651、652：DDC 收發器

653、654：上拉電阻

602：EH 接收端機器

661：LAN 訊號送訊電路

662、663：終端電阻

664乃至667：AC 結合電容

668：LAN 訊號收訊電路

671：下拉電阻

672：電阻

673：電容

674：比較器

681：抗流線圈

682、683：電阻

691～694：類比開關

695：反相器

696、697：類比開關

701、702：DDC 收發器

703、704：上拉電阻

603：EH 纜線

801：預留線

802：HPD 線

803：SCL 線

804：SDA 線

811乃至814：訊源側端子

821乃至824：接收側端子

901：機器

911：HDMI 端子

912：乙太網路端子

913：乙太網路端子

914：HDMI 端子

915：乙太網路端子

1001：機器

1102：HDMI 端子

1103：乙太網路端子

1104：HDMI 端子

1105：乙太網路端子

1106：乙太網路端子

1131：轉換適配器

1161：網路控制器

1162：網路控制器

1164：開關

1165：HDMI 連接器

1166 : LAN 連 接 器

1191 : LAN 連 接 器

1192 : HDMI 連 接 器

1211 : LAN 連 接 器

1212 : HDMI 連 接 器

1213 : 網 路 控 制 器

1216 : 網 路 控 制 器

七、申請專利範圍：

1.一種通訊系統，係屬於含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN通訊之介面的通訊系統，其特徵為，

具有可將支援連接機器加以連接的1對差動傳輸路；

具有以下機能：LAN通訊係藉由透過前記1對差動傳輸路的雙向通訊而進行，且藉由該當1對差動傳輸路當中之至少一方的DC偏壓電位來將介面的連接狀態加以通知。

2.如申請專利範圍第1項所記載之通訊系統，其中，所被連接之一方的支援連接機器，是

將前記一方之傳輸路予以DC偏壓成所定之電位；

所被連接之另一方的支援連接機器，是

具有以下機能：藉由前記DC偏壓與事先設定之基準電位的比較，就可辨認是否處於連接狀態。

3.如申請專利範圍第1項所記載之通訊系統，其中，

被前記1對差動傳輸路所連接之至少一方的支援連接機器，是

具有以下機能：可藉由另一方傳輸路的DC偏壓來辨識已被連接之機器是否為支援連接機器。

4.如申請專利範圍第2項所記載之通訊系統，其中，

被前記1對差動傳輸路所連接之至少一方的支援連接機器，是

具有以下機能：可藉由另一方傳輸路的DC偏壓來辨

識已被連接之機器是否為支援連接機器。

5.一種通訊系統，係屬於含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN通訊之介面的通訊系統，其特徵為，
具有可將支援連接機器加以連接的2對差動傳輸路；

具有以下機能：LAN通訊係藉由透過2對差動傳輸路的單向通訊而進行，且藉由前記傳輸路當中之至少一條傳輸路的DC偏壓電位，來將介面的連接狀態加以通知；

至少二條傳輸路是與LAN通訊以分時方式被使用於連接機器資訊的交換與認證之通訊。

6.如申請專利範圍第5項所記載之通訊系統，其中，
所被連接之一方的支援連接機器，是

將前記一條傳輸路予以DC偏壓成所定之電位；

所被連接之另一方的支援連接機器，是

具有以下機能：藉由前記DC偏壓與事先設定之基準電位的比較，就可辨認是否處於連接狀態。

7.如申請專利範圍第5項所記載之通訊系統，其中，
被前記2對差動傳輸路所連接之至少一方的支援連接機器，是

具有以下機能：可藉由異於前記一條傳輸路的其他傳輸路的DC偏壓來辨識已被連接之機器是否為支援連接機器。

8.如申請專利範圍第6項所記載之通訊系統，其中，

被前記2對差動傳輸路所連接之至少一方的支援連接

機器，是

具有以下機能：可藉由異於前記一條傳輸路的其他傳輸路的 DC 偏壓來辨識已被連接之機器是否為支援連接機器。

9.一種送訊裝置，係屬於可適用在含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN 通訊之介面的通訊系統中的送訊裝置，其特徵為，

被1對差動傳輸路所連接；

具有以下機能：LAN 通訊係藉由透過前記1對差動傳輸路的雙向通訊而進行，且藉由該當1對差動傳輸路當中之至少一方的 DC 偏壓電位來將介面的連接狀態加以通知。

10.一種收訊裝置，係屬於可適用在含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN 通訊之介面的通訊系統中的收訊裝置，其特徵為，

被1對差動傳輸路所連接；

具有以下機能：LAN 通訊係藉由透過前記1對差動傳輸路的雙向通訊而進行，且藉由該當1對差動傳輸路當中之至少一方的 DC 偏壓電位來將介面的連接狀態加以通知。

11.一種送訊裝置，係屬於可適用在含有用1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證

、機器控制資料之通訊、LAN 通訊之介面的通訊系統中的
送訊裝置，其特徵為，

被 2 對差動傳輸路所連接；

具有以下機能：LAN 通訊係藉由透過 2 對差動傳輸路
的單向通訊而進行，且藉由前記傳輸路當中之至少一條傳
輸路的 DC 偏壓電位，來將介面的連接狀態加以通知。

12.一種收訊裝置，係屬於可適用在含有用 1 條纜線來
進行映像與聲音之資料傳輸、連接機器資訊之交換及認證
、機器控制資料之通訊、LAN 通訊之介面的通訊系統中的
收訊裝置，其特徵為，

被 2 對差動傳輸路所連接；

具有以下機能：LAN 通訊係藉由透過 2 對差動傳輸路
的單向通訊而進行，且藉由前記傳輸路當中之至少一條傳
輸路的 DC 偏壓電位，來將介面的連接狀態加以通知。

13.一種通訊方法，係屬於用 1 條纜線來進行映像與聲
音之資料傳輸、連接機器資訊之交換及認證、機器控制資
料之通訊、LAN 通訊的通訊方法，其特徵為，

將支援連接機器連接至差動傳輸路；

以透過前記 1 對差動傳輸路的雙向通訊來進行 LAN 通
訊；

藉由前記 1 對差動傳輸路當中之至少一方之 DC 偏壓電
位，來將介面的連接狀態加以通知。

14.一種通訊方法，係屬於用 1 條纜線來進行映像與聲
音之資料傳輸、連接機器資訊之交換及認證、機器控制資

料之通訊、LAN 通訊的通訊方法，其特徵為，

將支援連接機器連接至2對差動傳輸路；

以透過2對差動傳輸路的單向通訊來進行LAN通訊；

藉由前記傳輸路當中之至少一條傳輸路的DC偏壓電位，來將介面的連接狀態加以通知；

至少二條傳輸路是與LAN通訊以分時方式而使用於連接機器資訊的交換與認證之通訊。

15.一種通訊程式，係屬於令以1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN通訊之處理被電腦執行的程式，其特徵為，

在支援連接機器已連接至差動傳輸路的狀態下，

以透過前記1對差動傳輸路的雙向通訊來進行LAN通訊；

並令電腦執行：

藉由前記1對差動傳輸路當中之至少一方之DC偏壓電位，來將介面的連接狀態加以通知之處理。

16.一種通訊程式，係屬於令以1條纜線來進行映像與聲音之資料傳輸、連接機器資訊之交換及認證、機器控制資料之通訊、LAN通訊之處理被電腦執行的程式，其特徵為，

在支援連接機器已連接至2對差動傳輸路的狀態下，

以透過2對差動傳輸路的單向通訊來進行LAN通訊；

藉由前記傳輸路當中之至少一條傳輸路的DC偏壓電

位，來將介面的連接狀態加以通知；

並令電腦執行：

至少二條傳輸路是與 LAN 通訊以分時方式而使用於
連接機器資訊的交換與認證之通訊的處理。

圖1

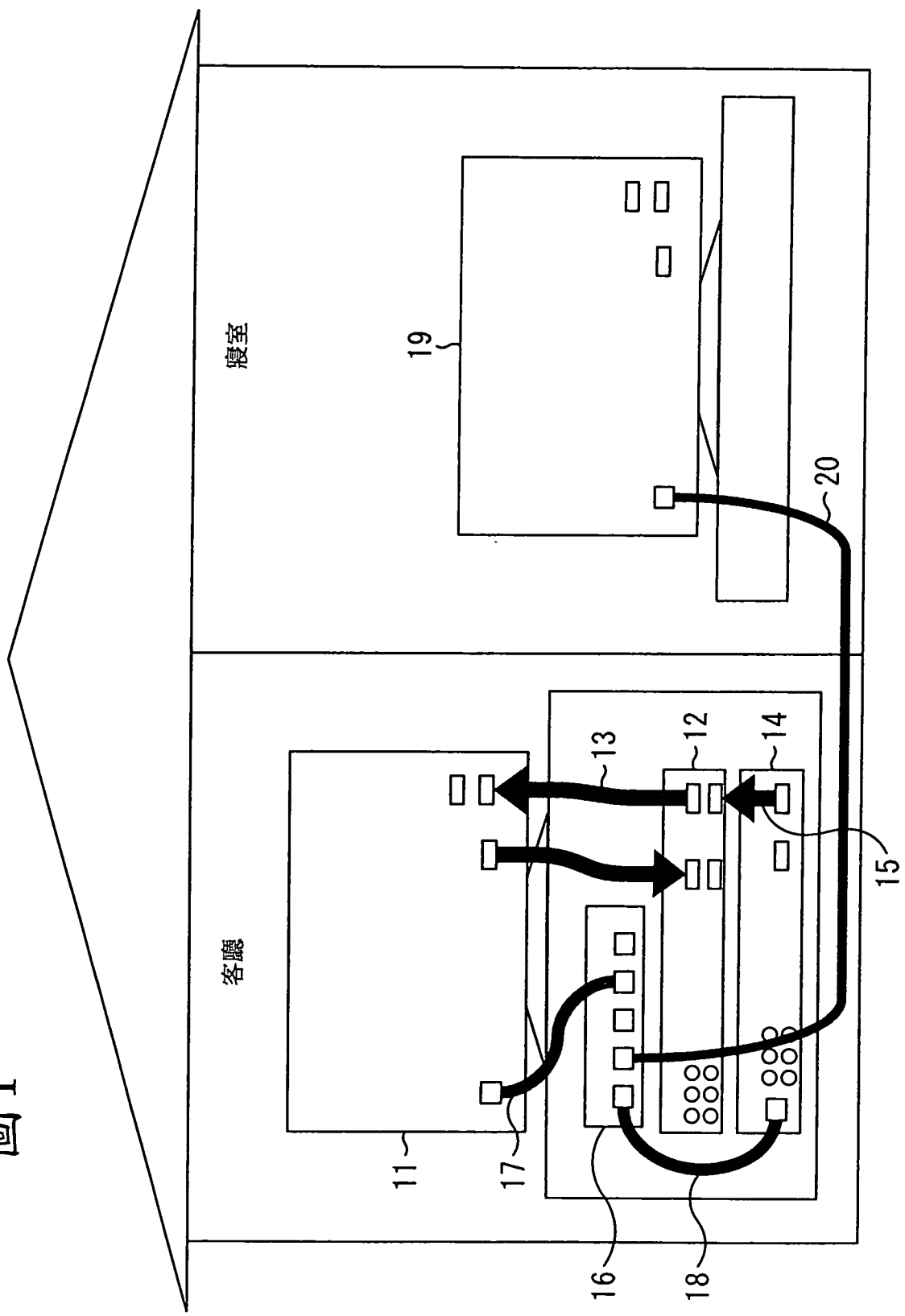


圖2

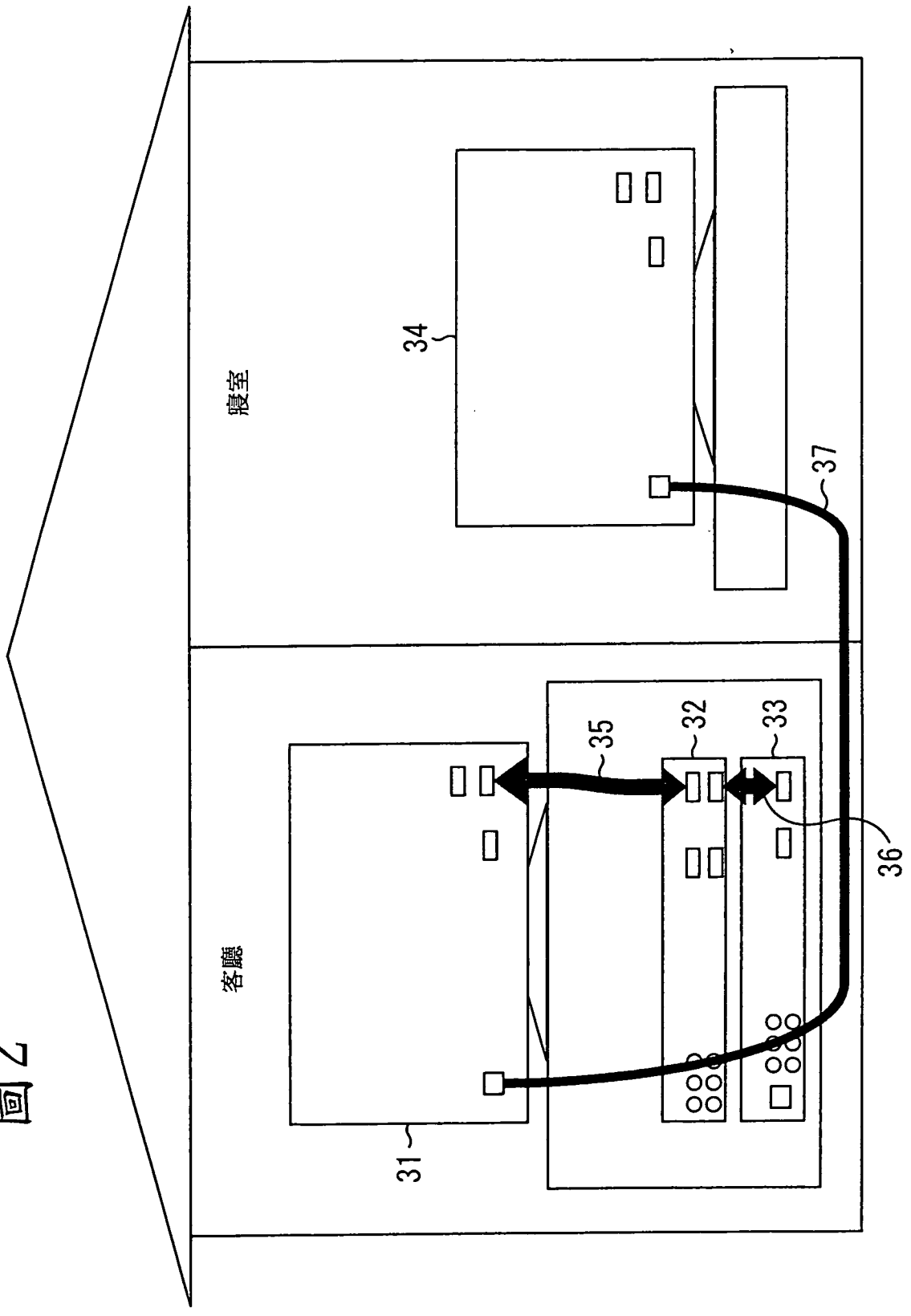


圖3

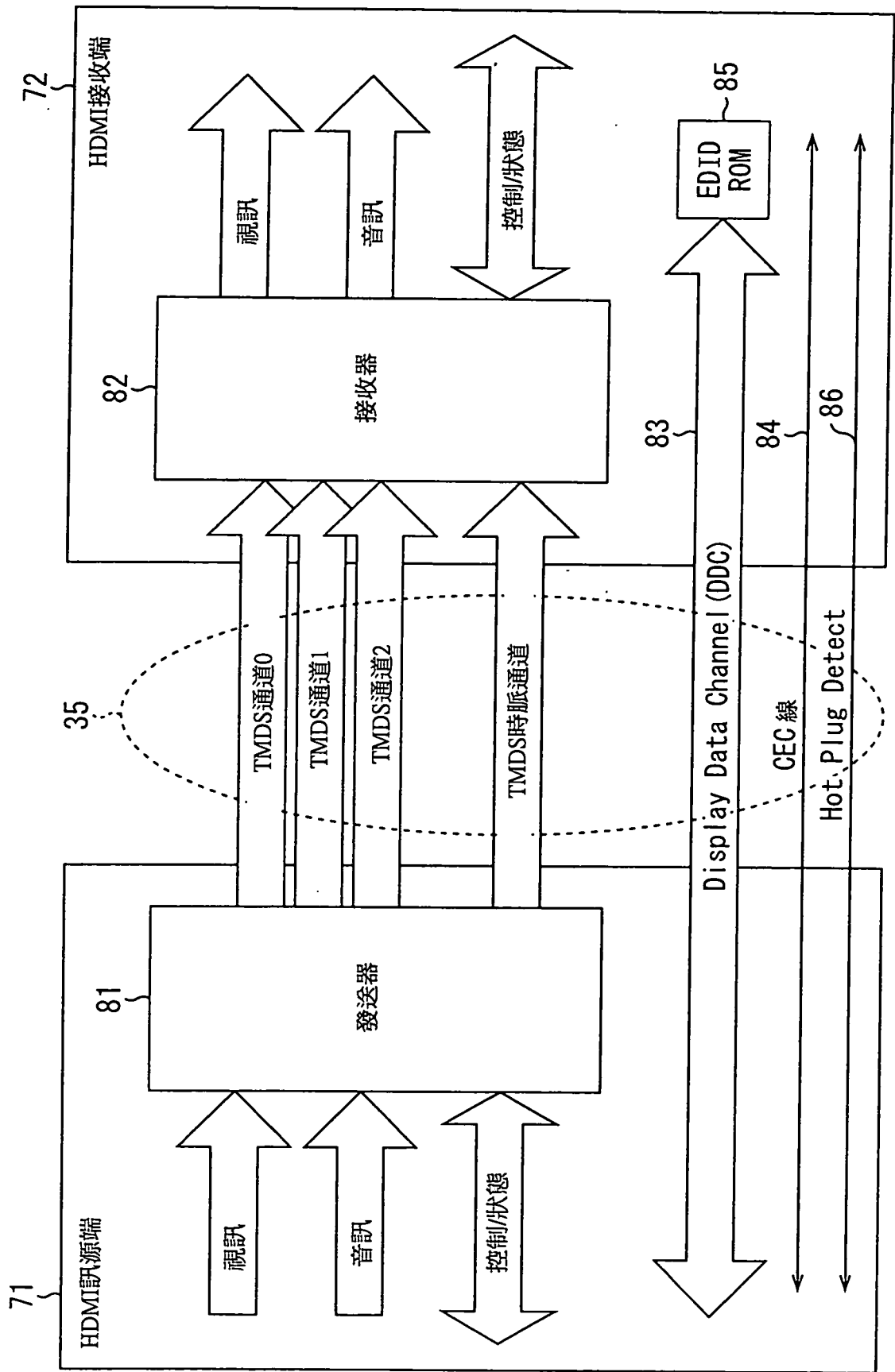


圖 4

腳位	訊號分配	腳位	訊號分配
1	TMDS Data2+	2	TMDS Data2 Shield
3	TMDS Data2-	4	TMDS Data1+
5	TMDS Data1 Shield	6	TMDS Data1-
7	TMDS Data0+	8	TMDS Data0 Shield
9	TMDS Data0-	10	TMDS Clock+
11	TMDS Clock Shield	12	TMDS Clock-
13	CEC	14	Reserved(N. C. on device)
15	SCL	16	SDA
17	DDC/CEC Ground	18	+5V Power
19	Hot Plug Detect		

HDMI腳位排列(Type-A)

圖 5

腳位	訊號分配	腳位	訊號分配
1	TMDS Data2 Shield	2	TMDS Data2+
3	TMDS Data2-	4	TMDS Data1 Shield
5	TMDS Data1+	6	TMDS Data1-
7	TMDS Data0 Shield	8	TMDS Data0+
9	TMDS Data0-	10	TMDS Clock Shield
11	TMDS Clock+	12	TMDS Clock-
13	DDC/CEC Ground	14	CEC
15	SCL	16	SDA
17	Reserved	18	+5V Power
19	Hot Plug Detect		

HDMI腳位排列(Type-C)

圖6

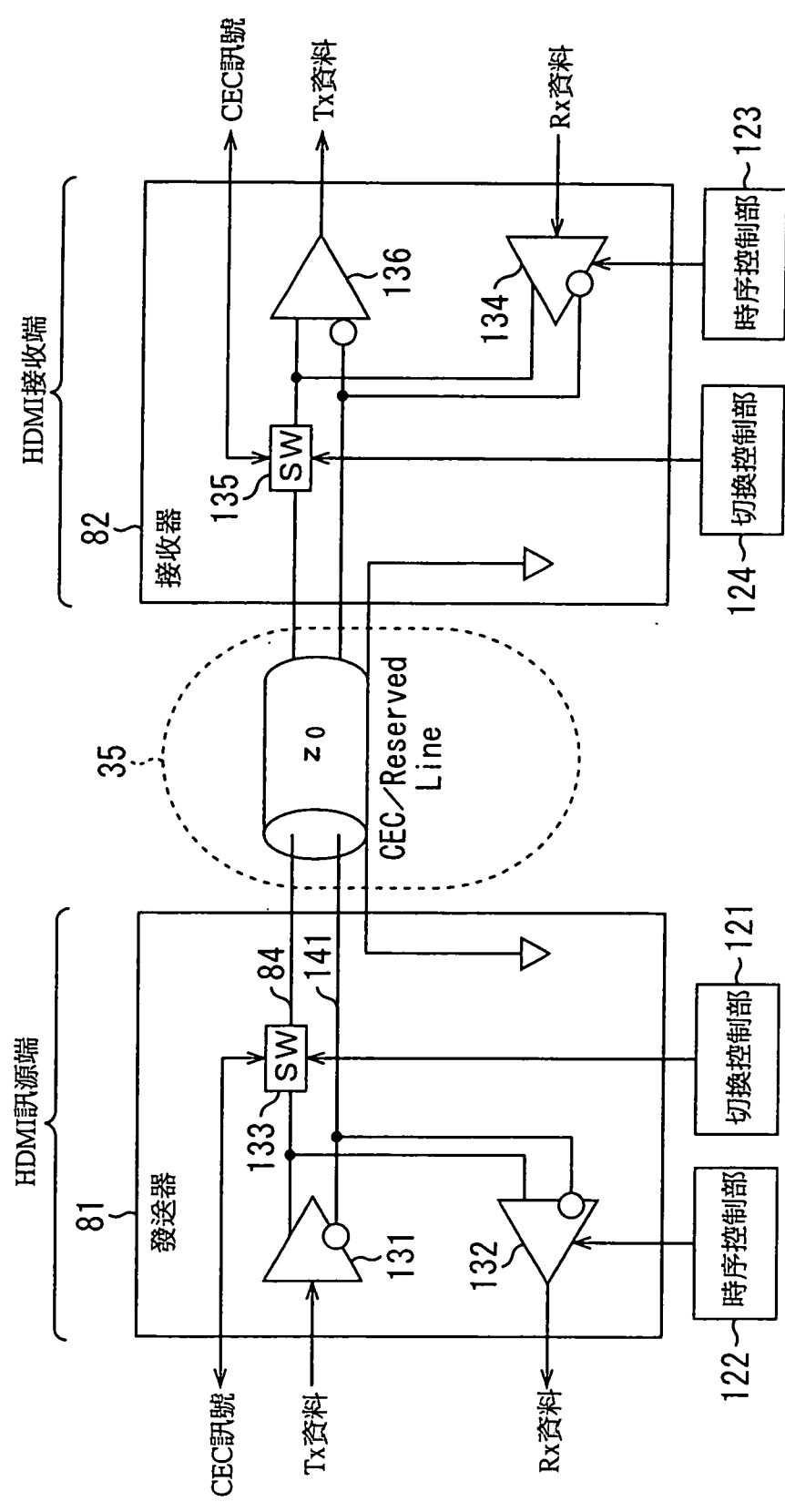


圖7

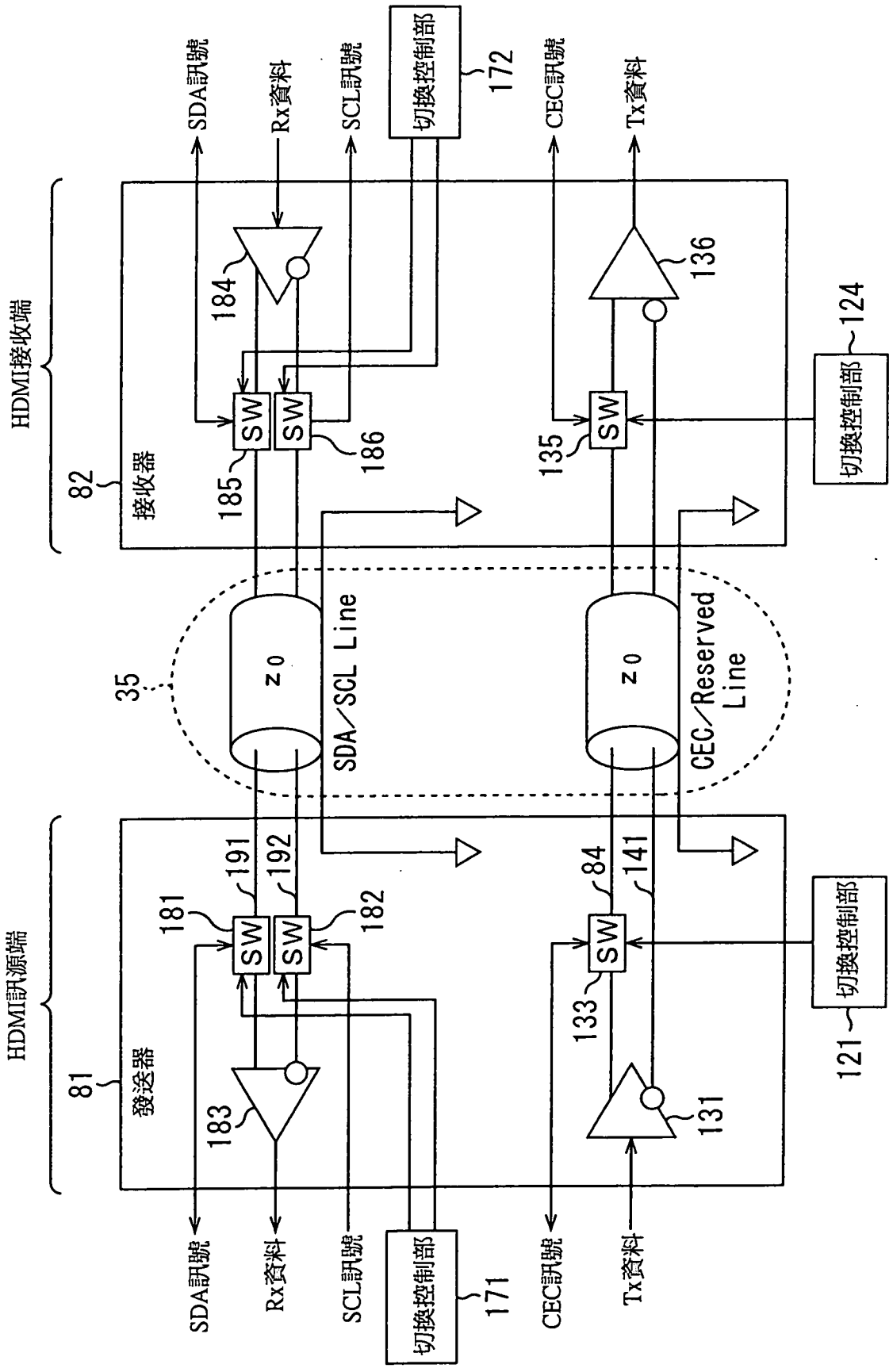


圖 8

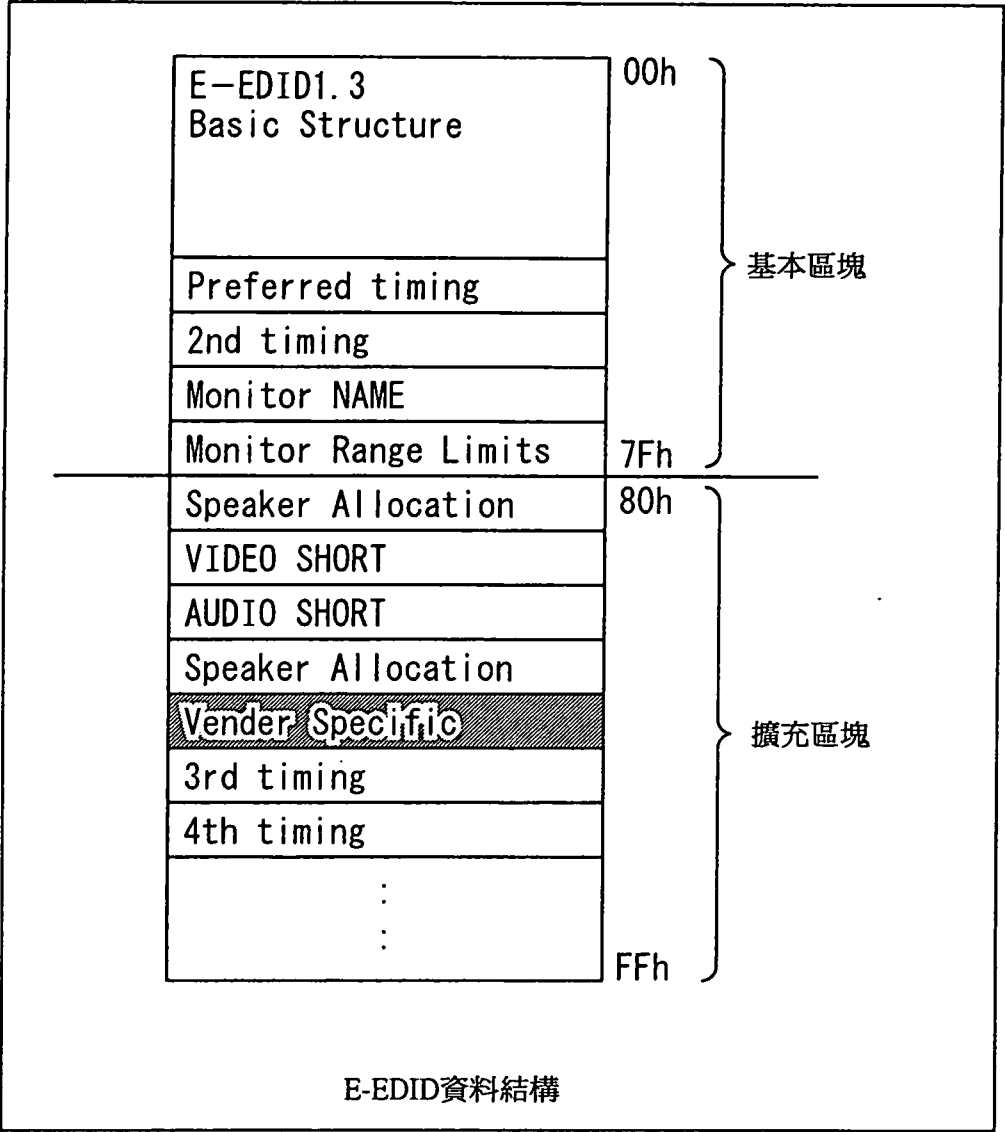


圖9

位元組#	7	6	5	4	3	2	1	0
0	Vendor-specific tag code (=3)				Length (=N)			
1...3	24bit IEEE Registration Identifier (0x000C03) LSB first							
4	A			B				
5	C			D				
6	Supports-AI	DC_48bit	DC_36bit	DC_30bit	DC_Y444	Reserved (0)	DVI-Dual	
7	Max_TMDS_Clock							
8	Latency		Full Duplex	Half Duplex	Reserved (0)			
9	Video Latency							
10	Audio Latency							
11	Interlaced Video Latency							
12	Interlaced Audio Latency							
13...N	Reserved (0)							

E-EDID 廠商特有資料區塊結構

E-EDID 廠商特有資料區塊結構

圖 10

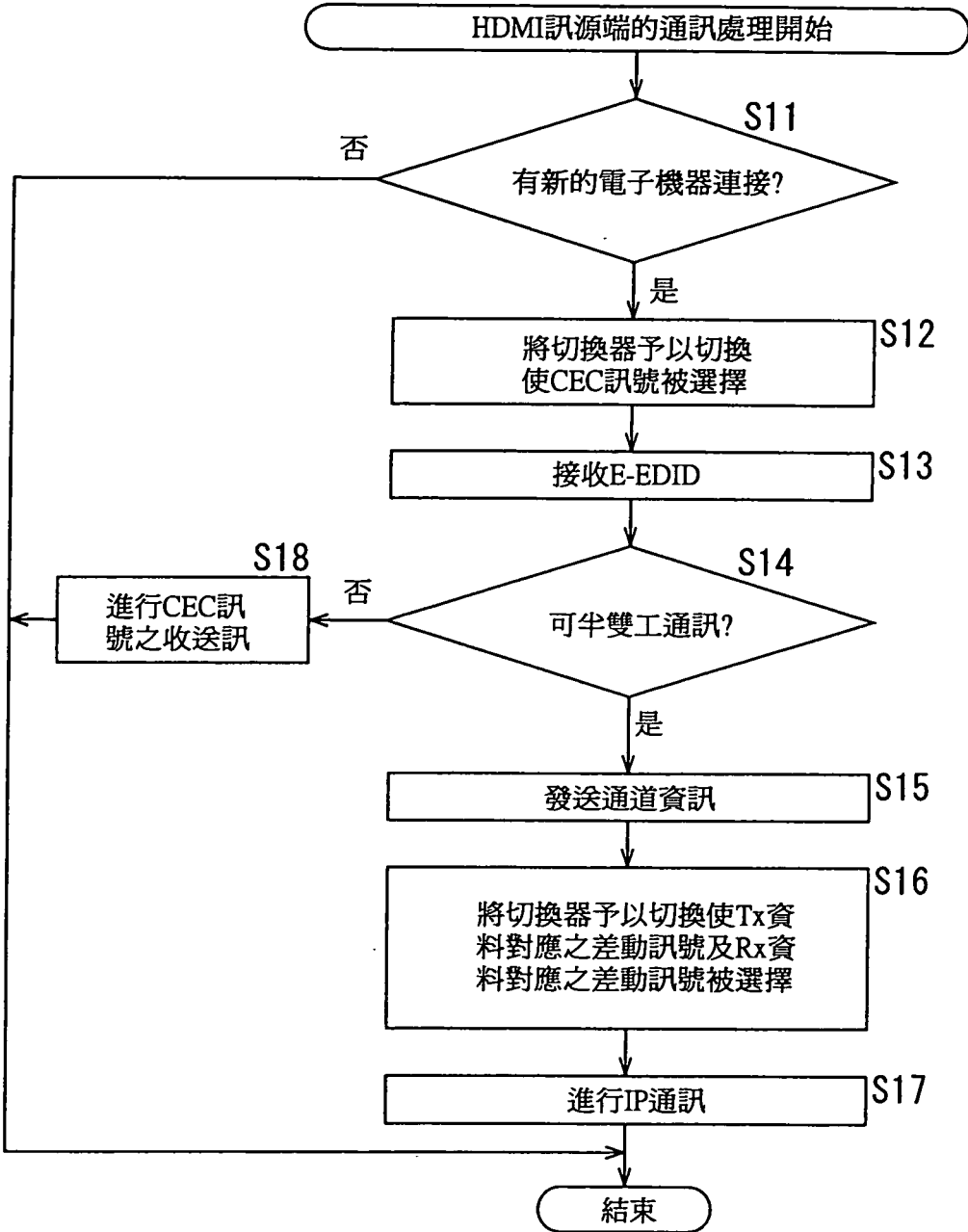


圖 11

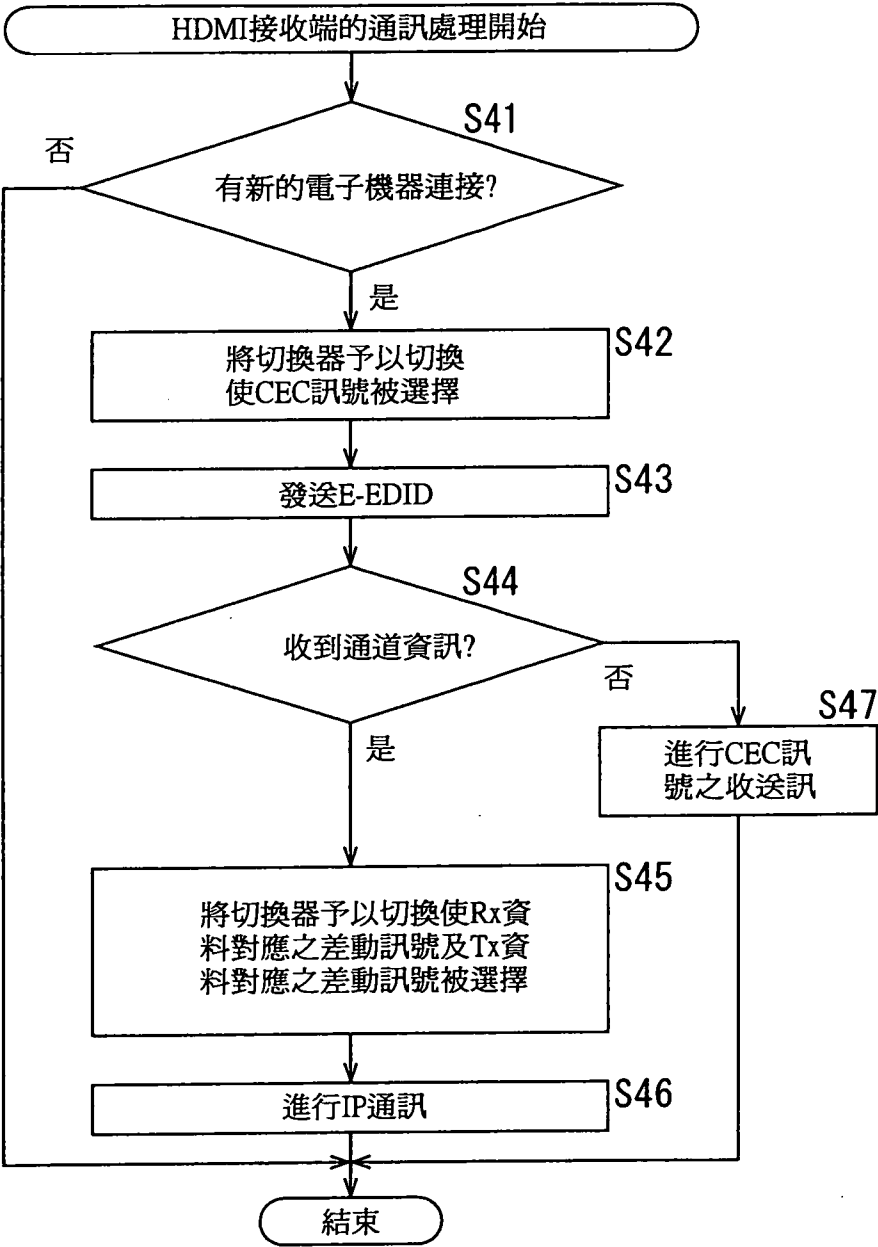


圖12

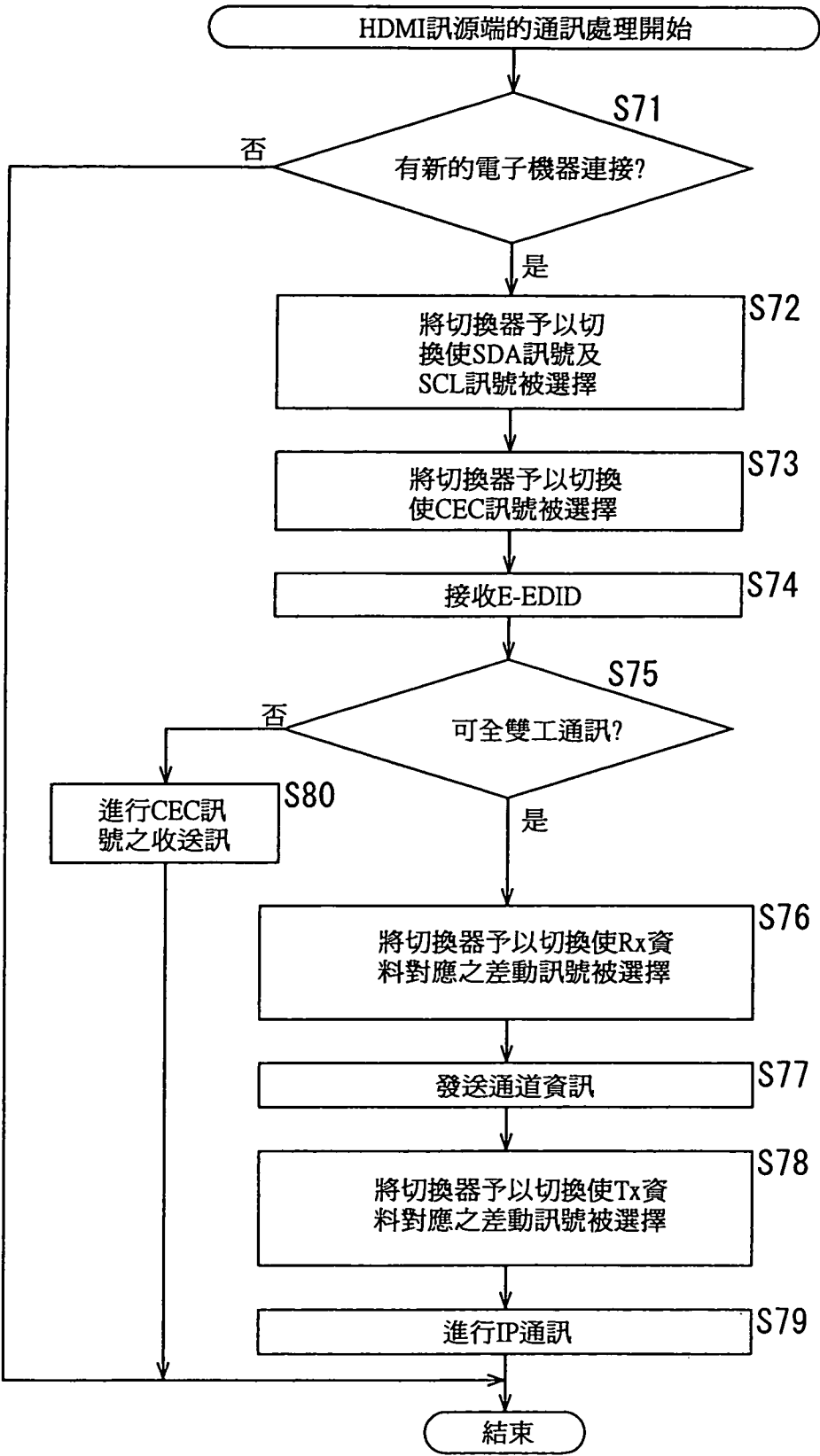


圖 13

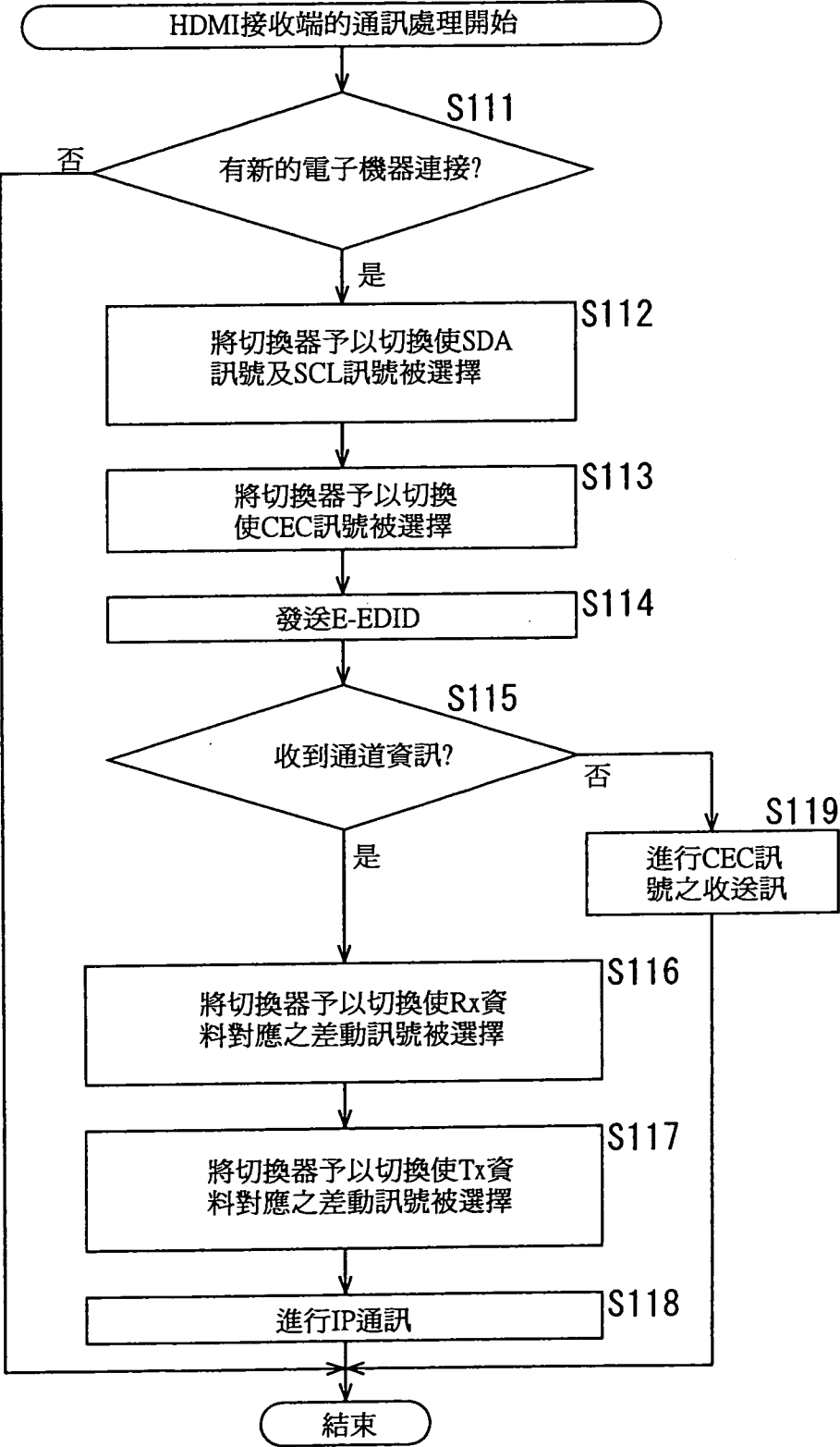


圖14

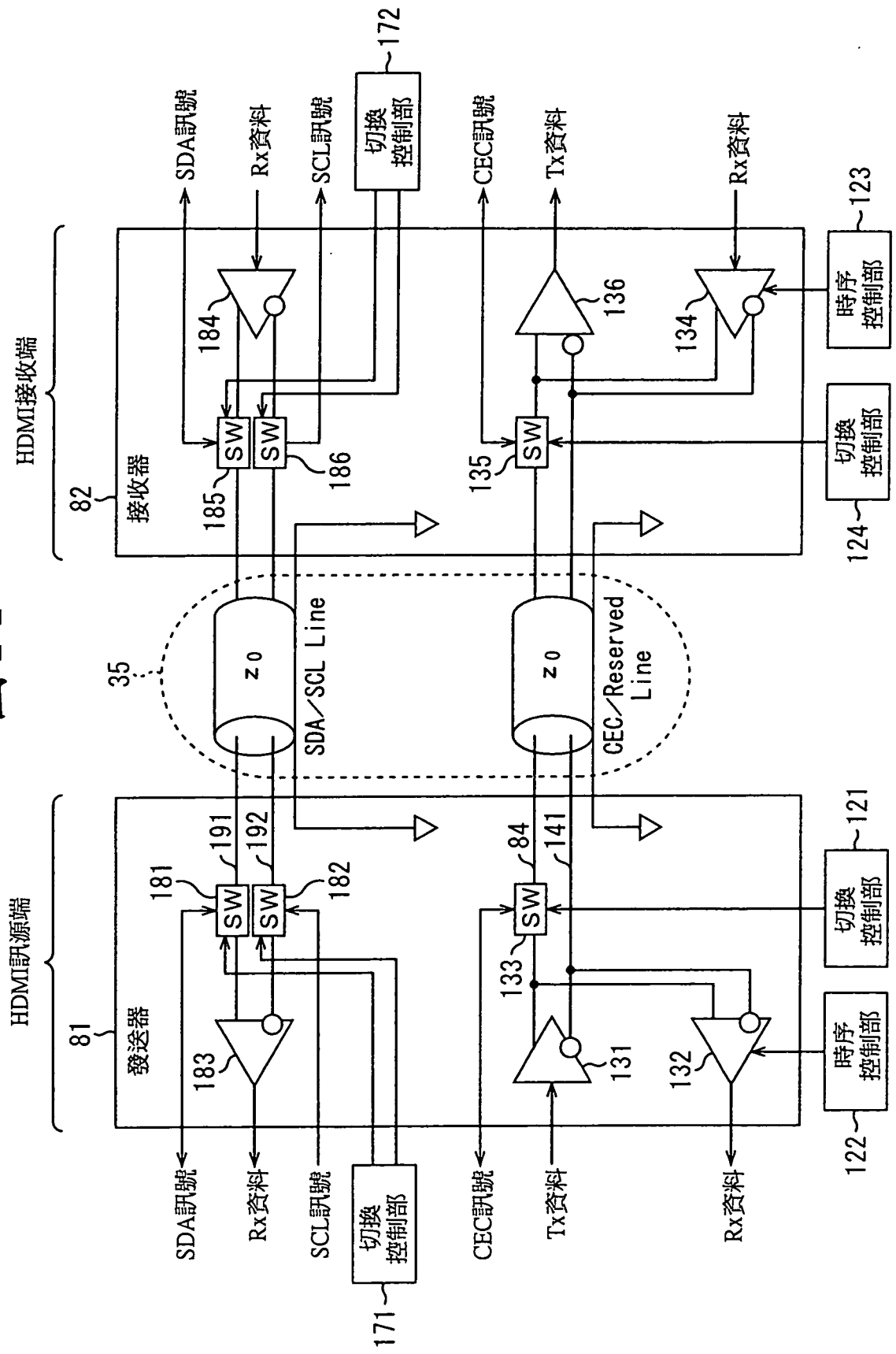


圖 15

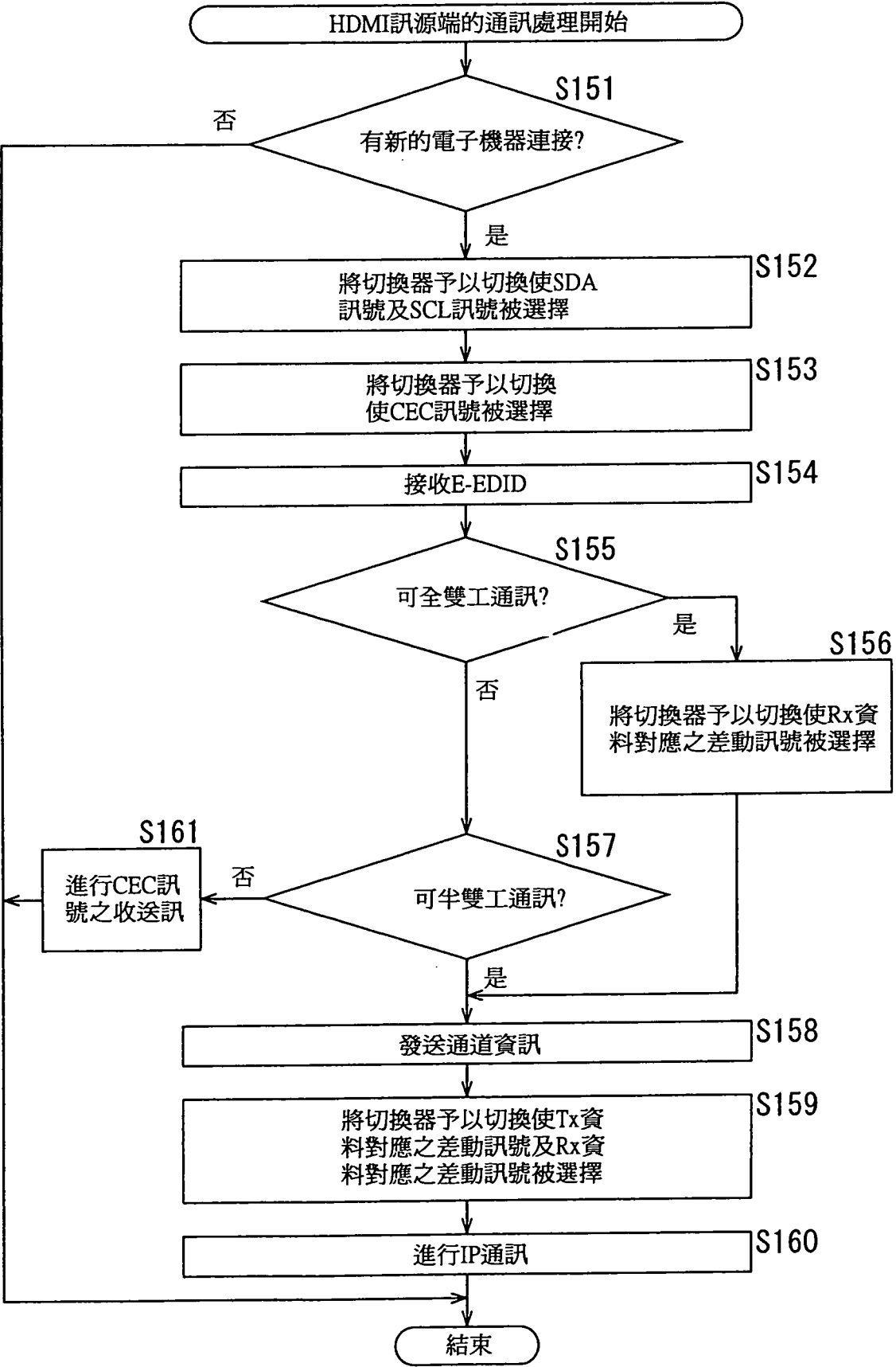


圖 16

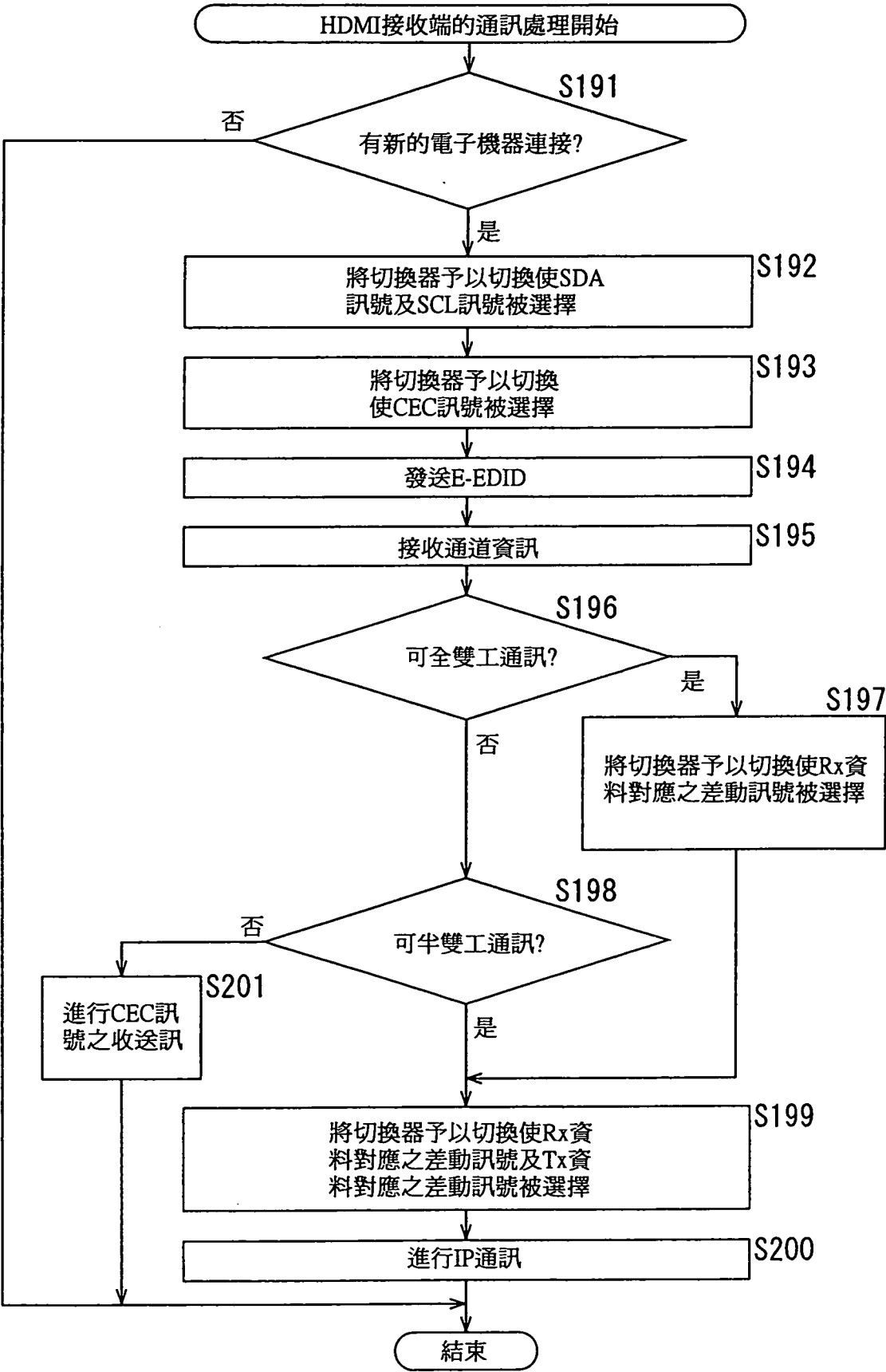
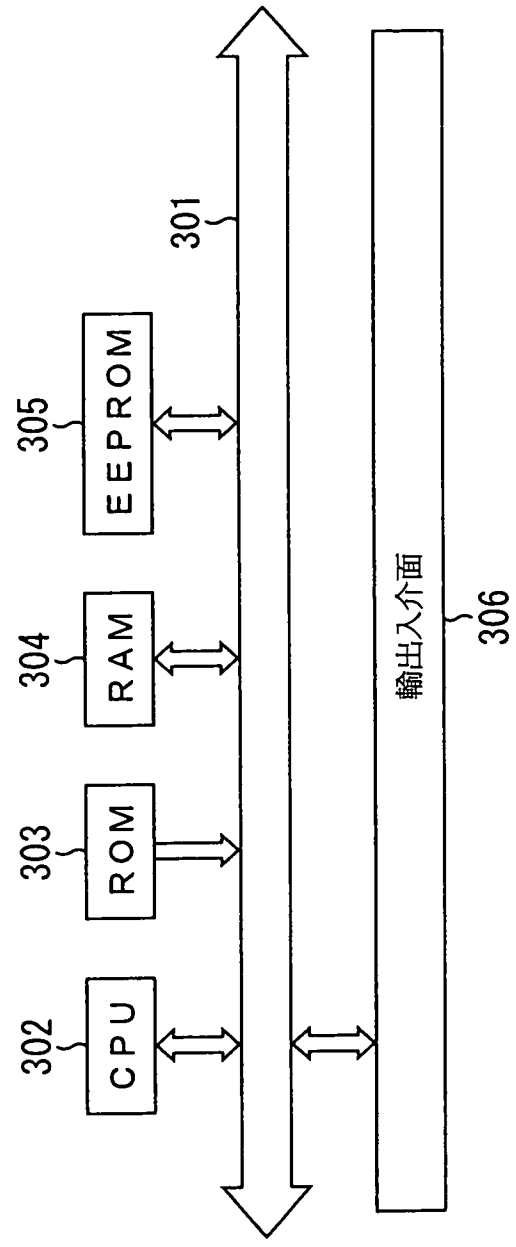


圖17



18

400

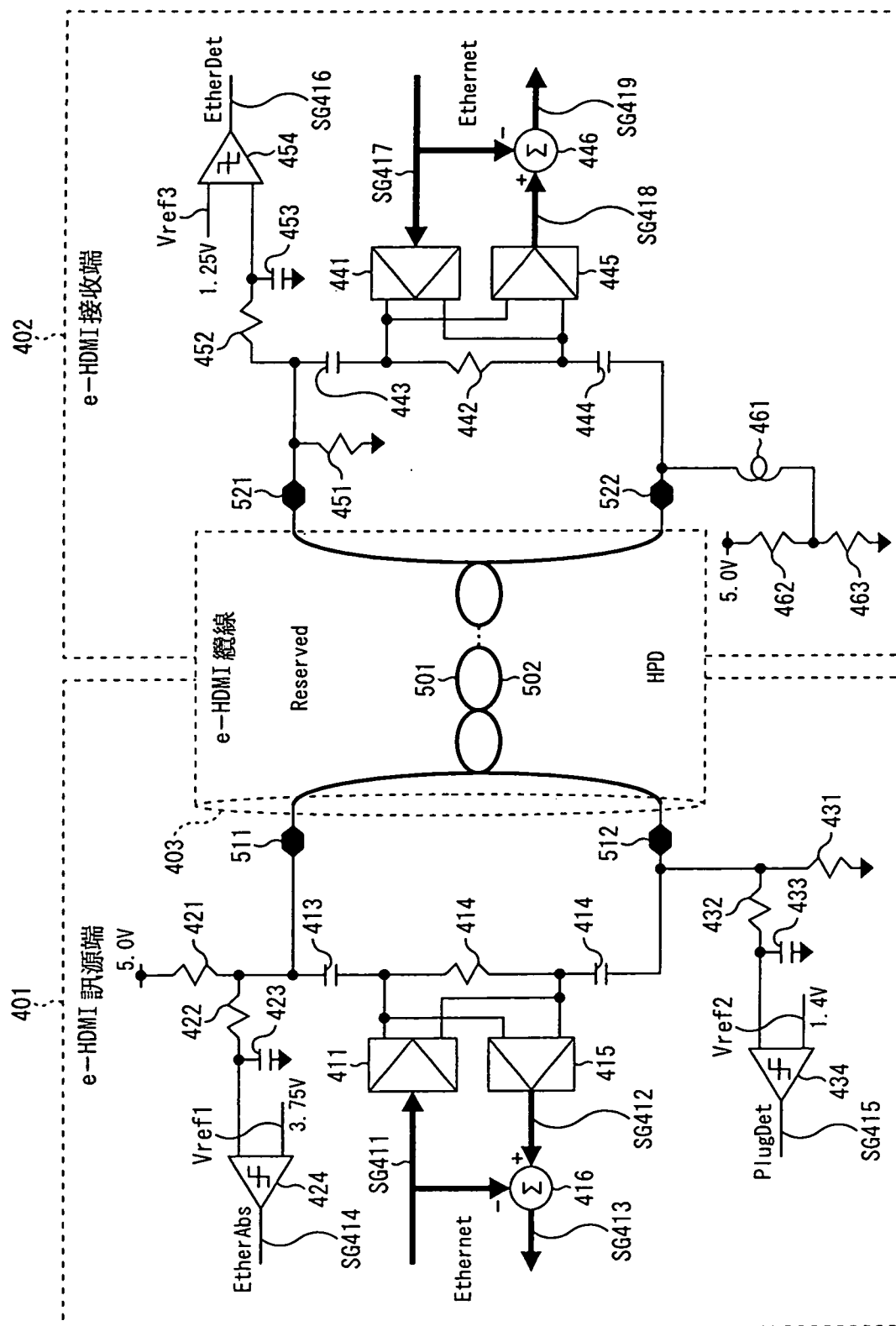


圖19
400

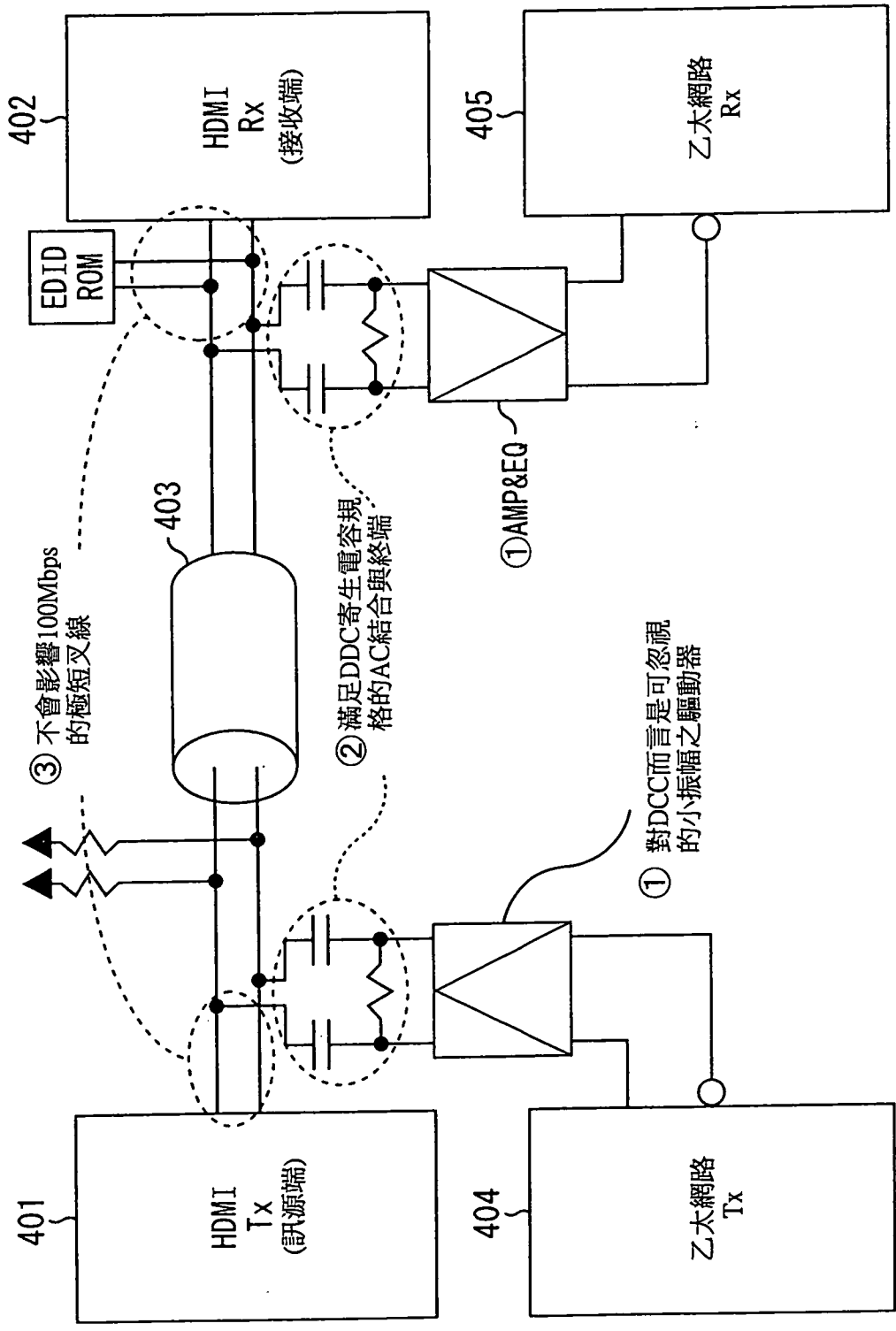


圖20

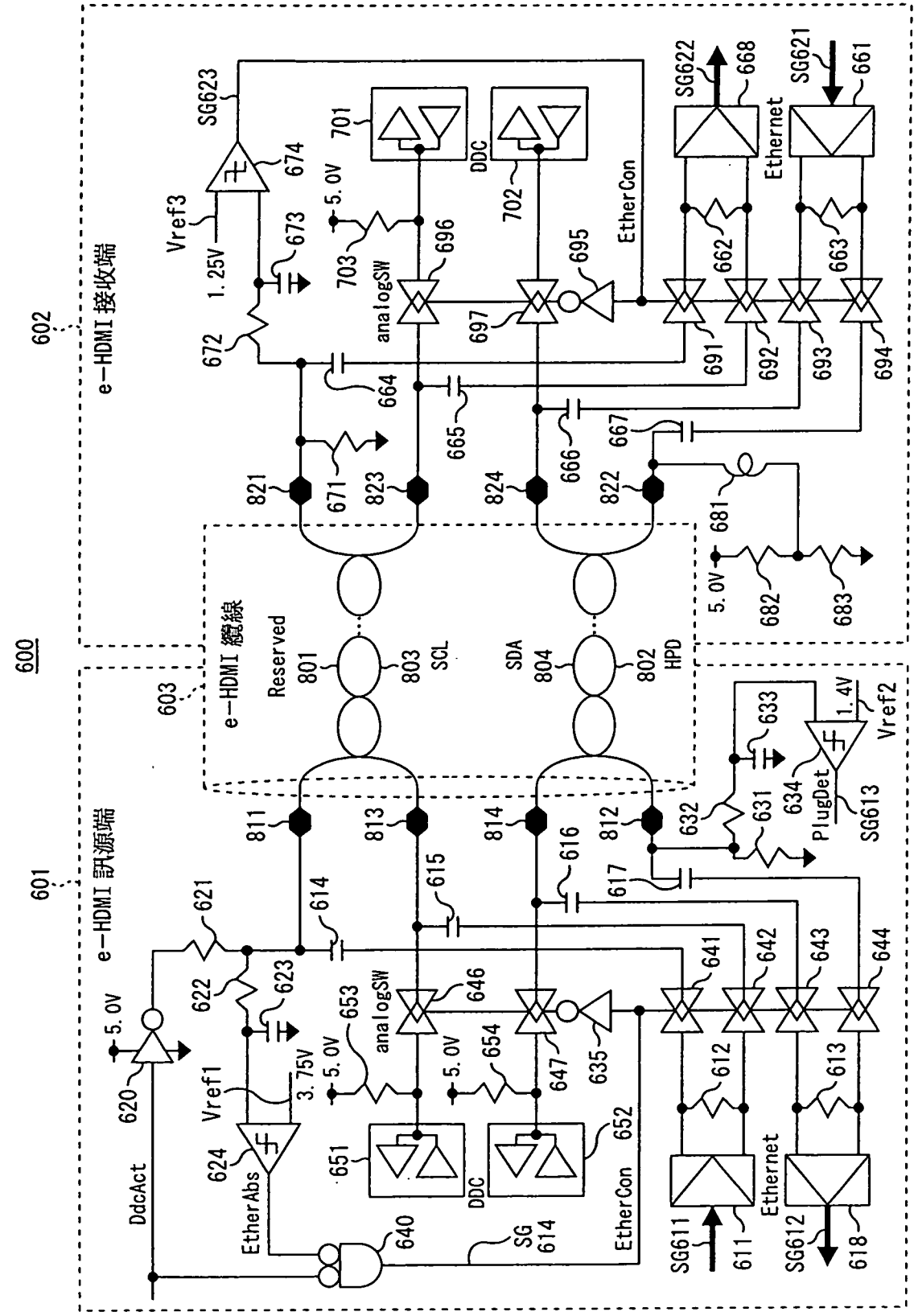


圖21

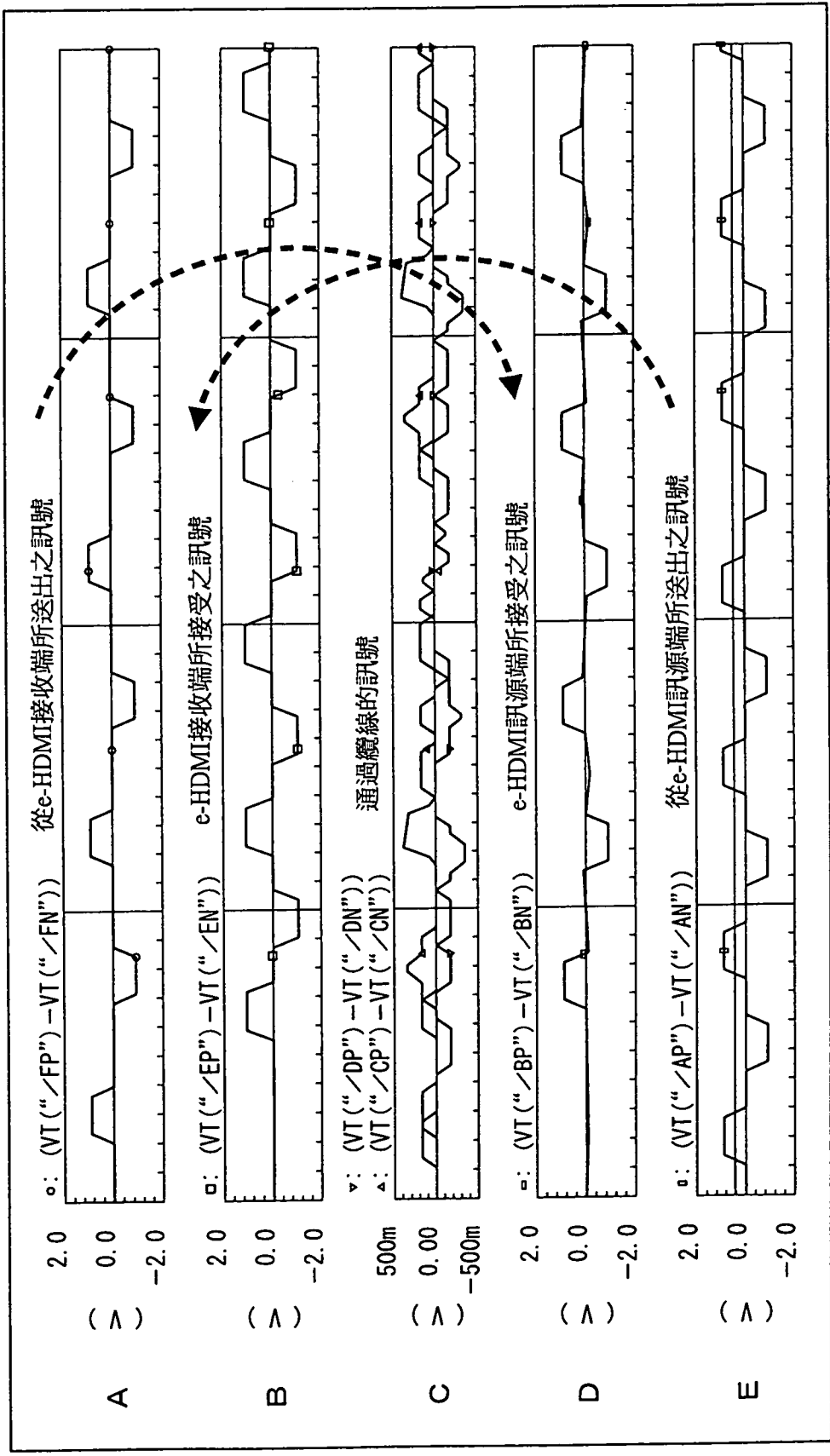


圖22

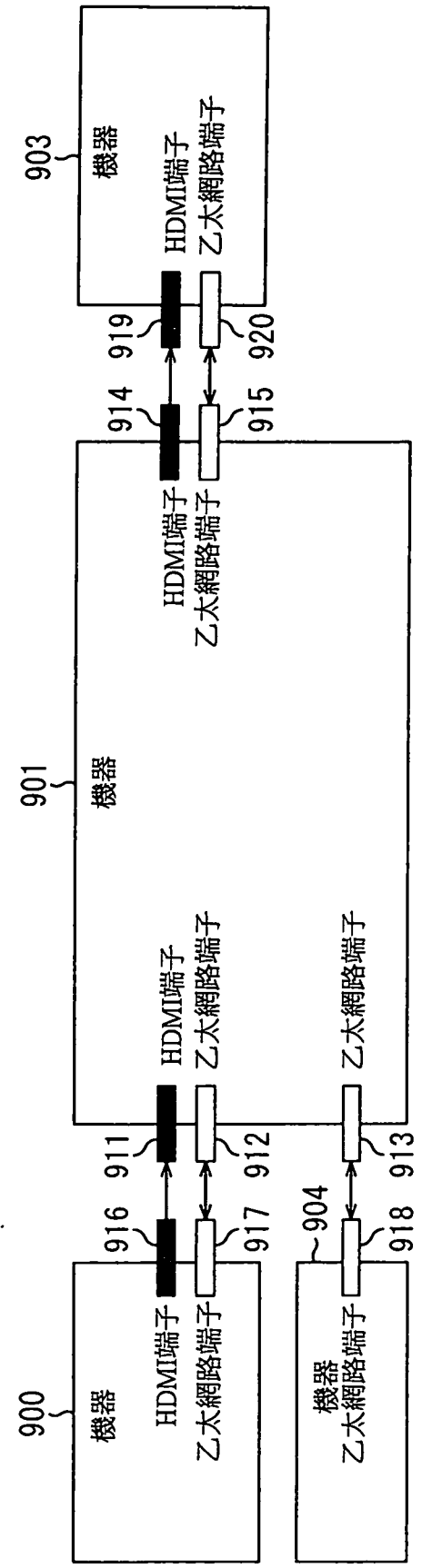


圖 23

Table 8-6 HDMI-LLC 廠商特有資料區塊(HDMI VSDB)										
位元組#	7	6	5	4	3	2	1	0		
0	Vendor-specific tag code (=3)			長度(=N)						
1	24位元IEEE登錄識別元(0x000C03) (最低有效位元組優先)									
2										
3										
4	A				B					
5	C				D					
6	Supports_AI	DC_48bit	DC_36bit	DC_30bit	DC_Y444	Rsvd(0)	Rsvd(0)	DVI_Dual	延伸欄位 ↓	
7	Max_TMDS_Clock									
8	Latency_Fields_Present	I_Latency_Fields_Present	Rsvd(0)	Rsvd(0)	Rsvd(0)	Rsvd(0)	Rsvd(0)	Rsvd(0)		
(9)	Video_Latency									
(10)	Audio_Latency									
(11)	Interlaced_Video_Latency									
(12)	Interlaced_Audio_Latency									
9, 11 或 13*...N	預留(0)**									

* 這些位元組的位置會隨著 Latency_Fields_Present 和 I_Latency_Fields_Present 的值而改變。

** 不須新增位元組，但如果有，則都應該為0。

長度

[5位元]資料區塊的總長,不包含此位元組。
值應為5(涵蓋欄位只到C和D欄)，或更大的以涵蓋到新增欄位。

A, B, C, D

[各為4位元]訊源實體位址(A,B,C,D)之組成。詳見8.7節。

圖24

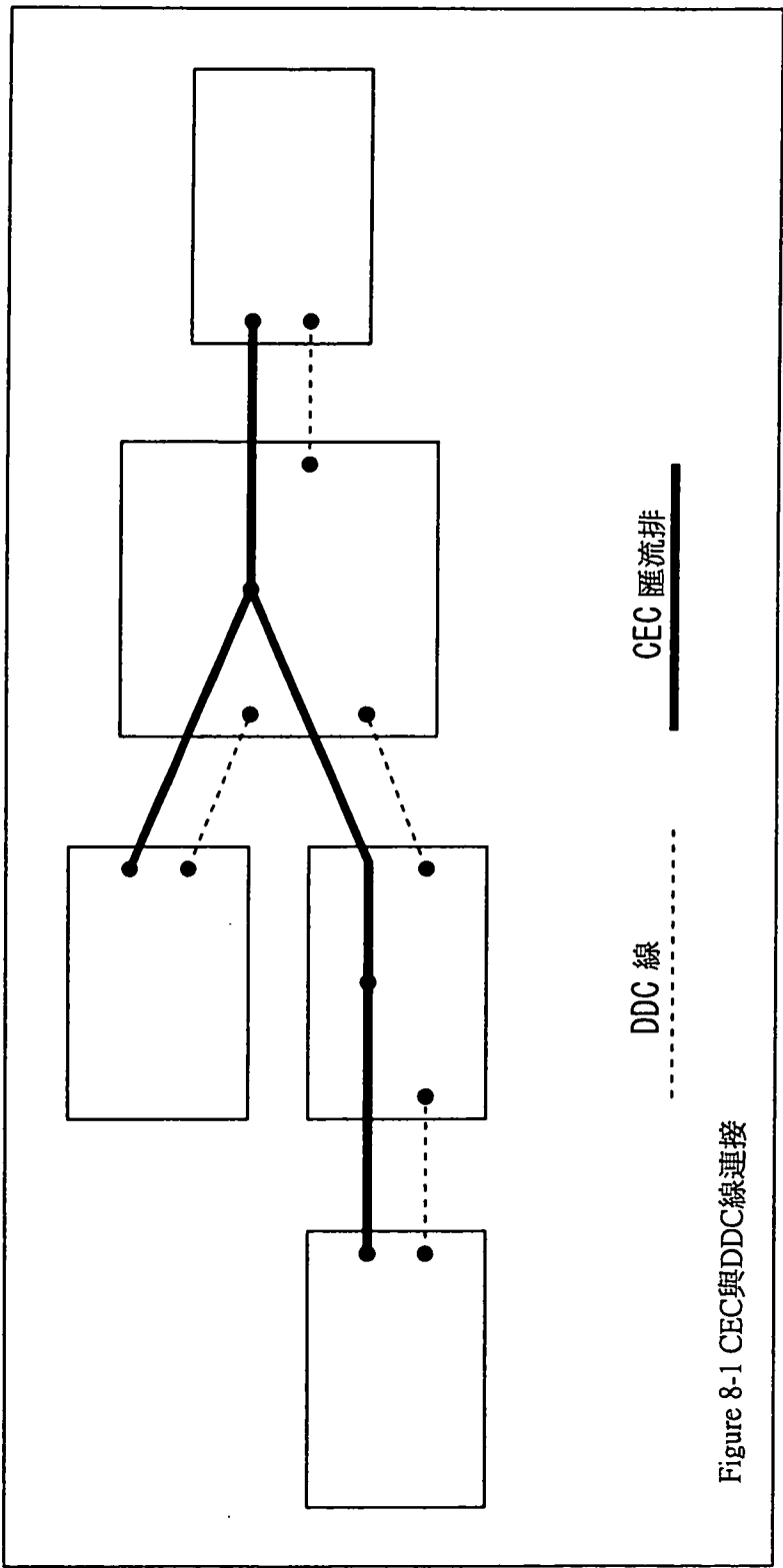


圖25

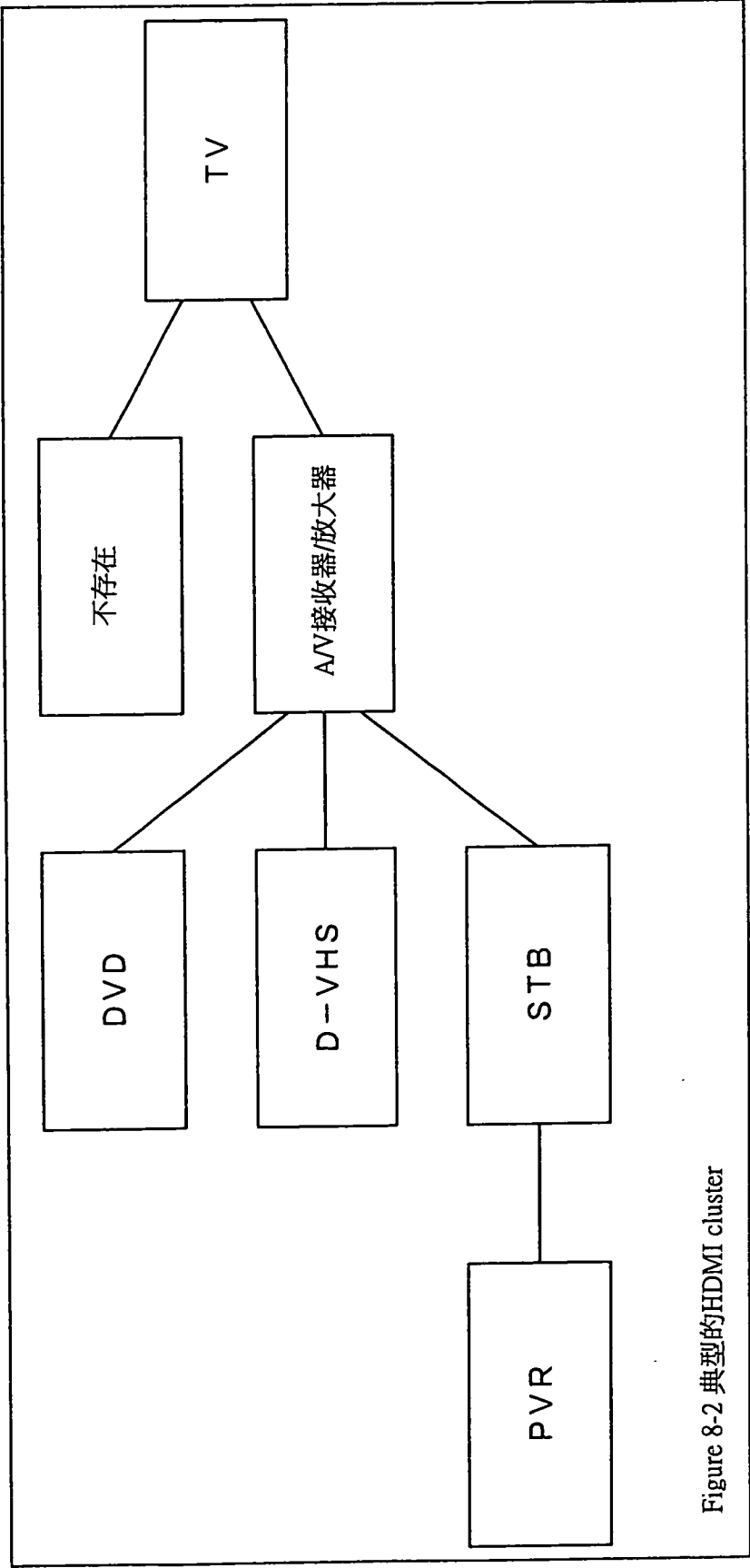


圖26

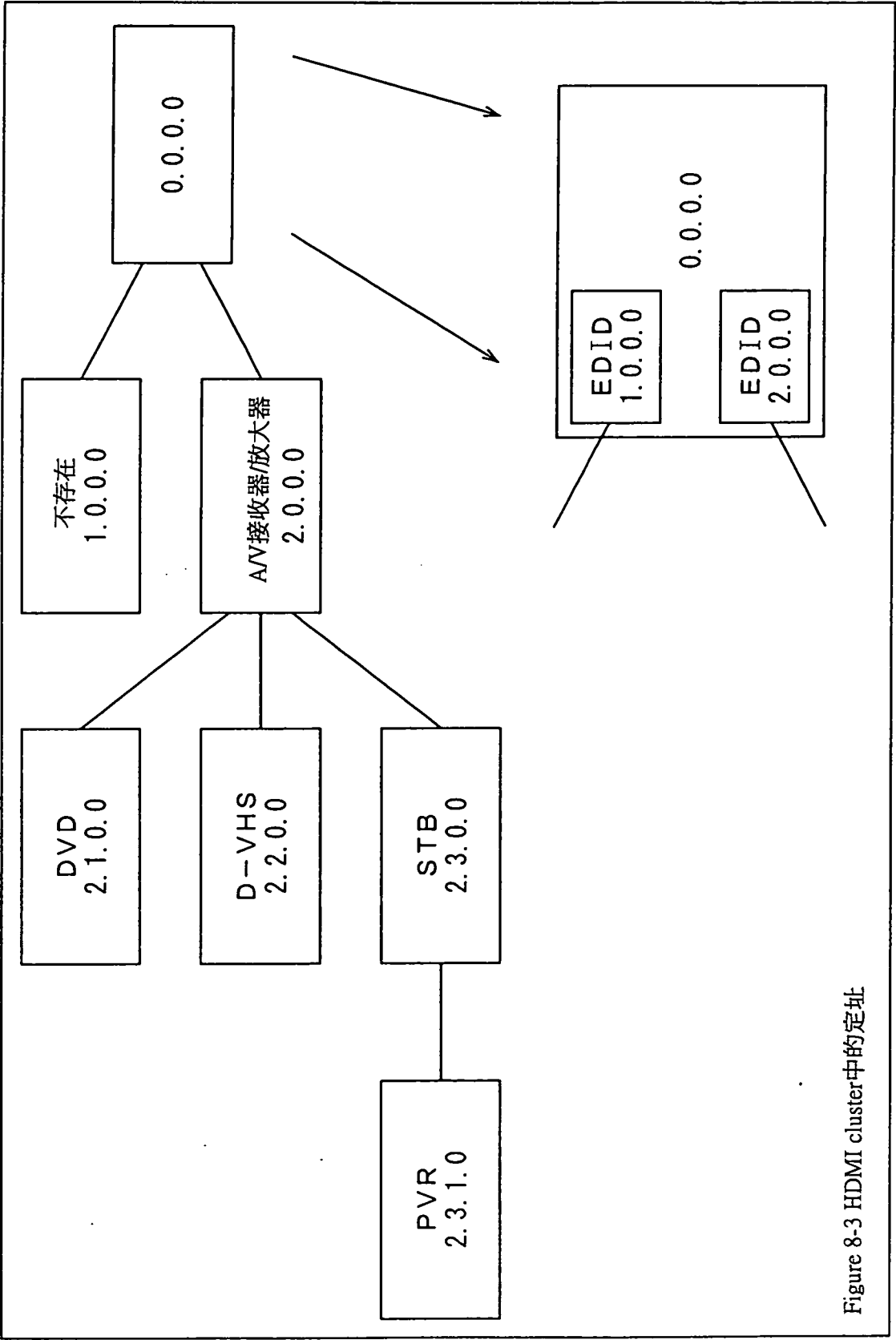
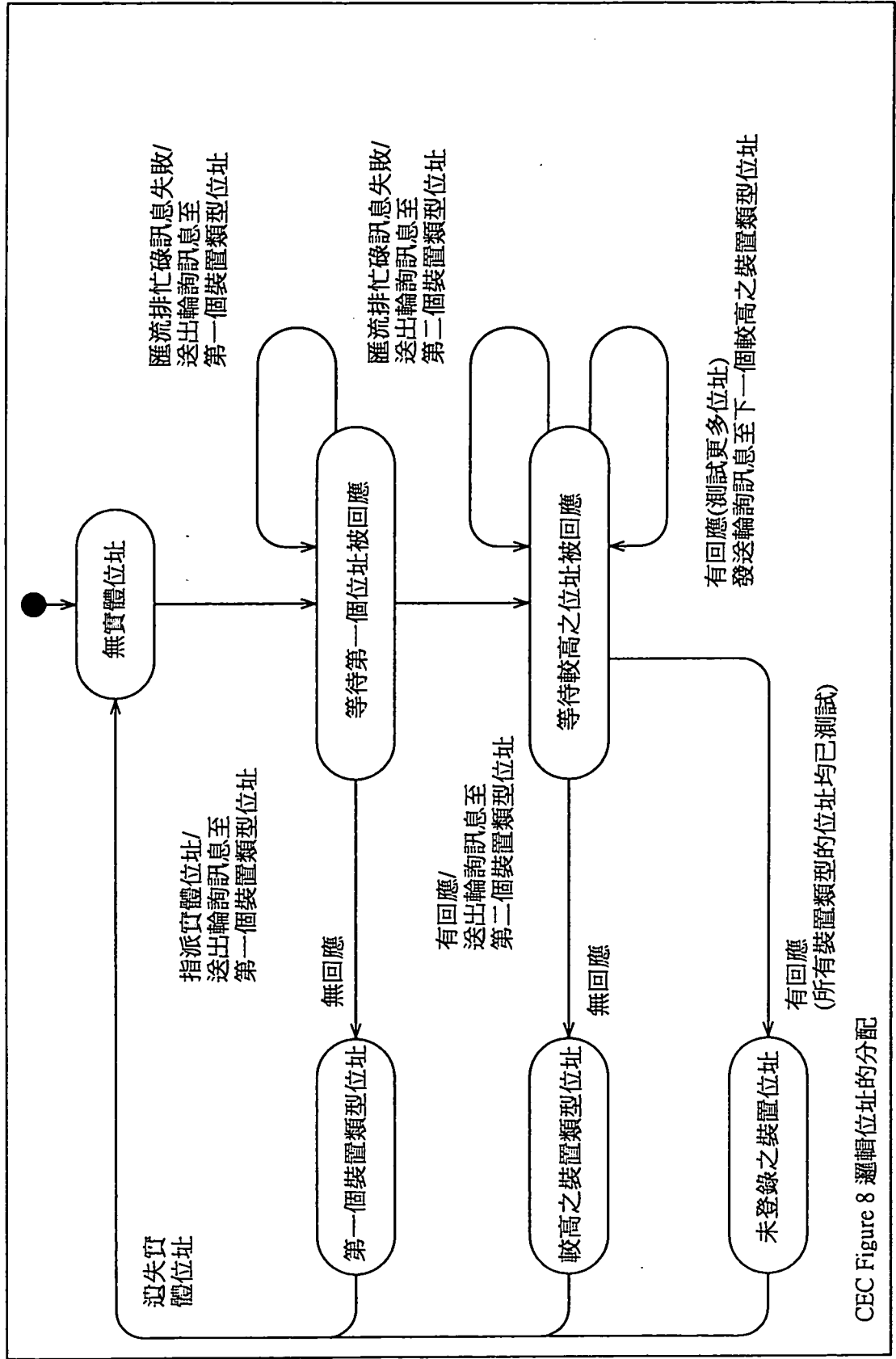


Figure 8-3 HDMI cluster中的定址

圖 27

CEC Table 5邏輯位址	
位址	裝置
0	TV
1	錄影裝置1
2	錄影裝置2
3	選台器1
4	再生裝置1
5	音響系統
6	選台器2
7	選台器3
8	再生裝置2
9	錄影裝置3
10	選台器4
11	再生裝置3
12	預留
13	預留
14	自由使用
15	未登錄(起始位址) 廣播(目的位址)

圖28



CEC Figure 8 邏輯位址的分配

圖29

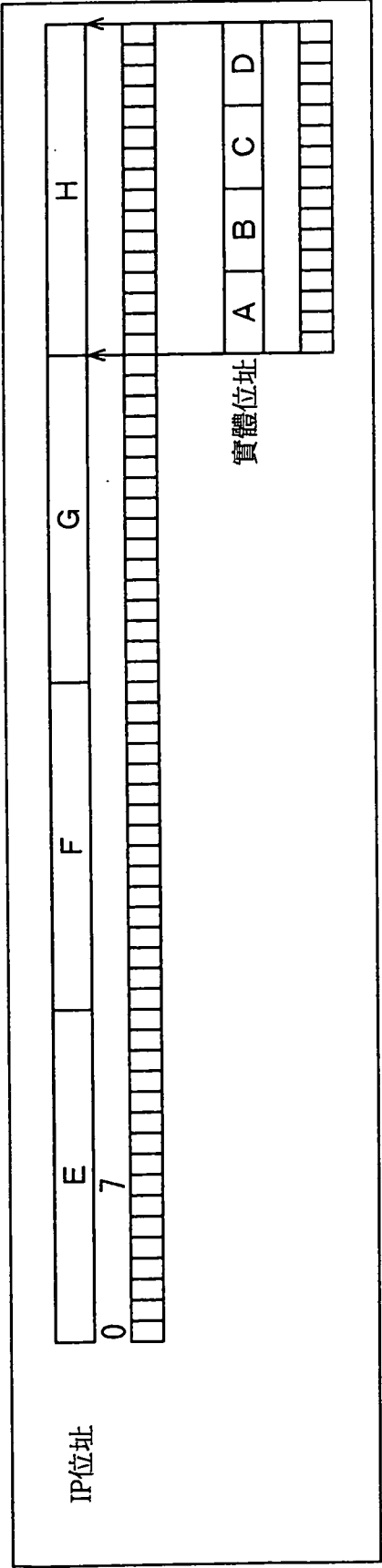


圖 30

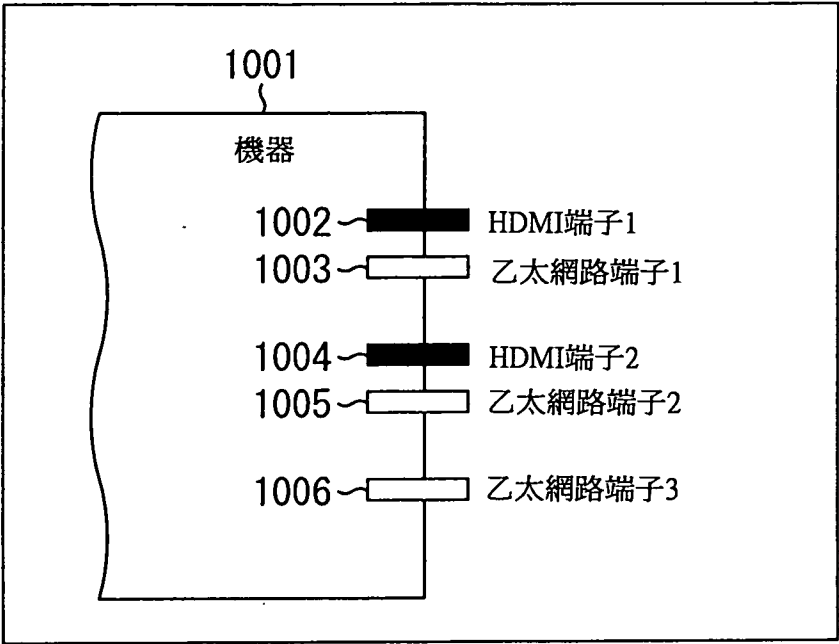


圖 31

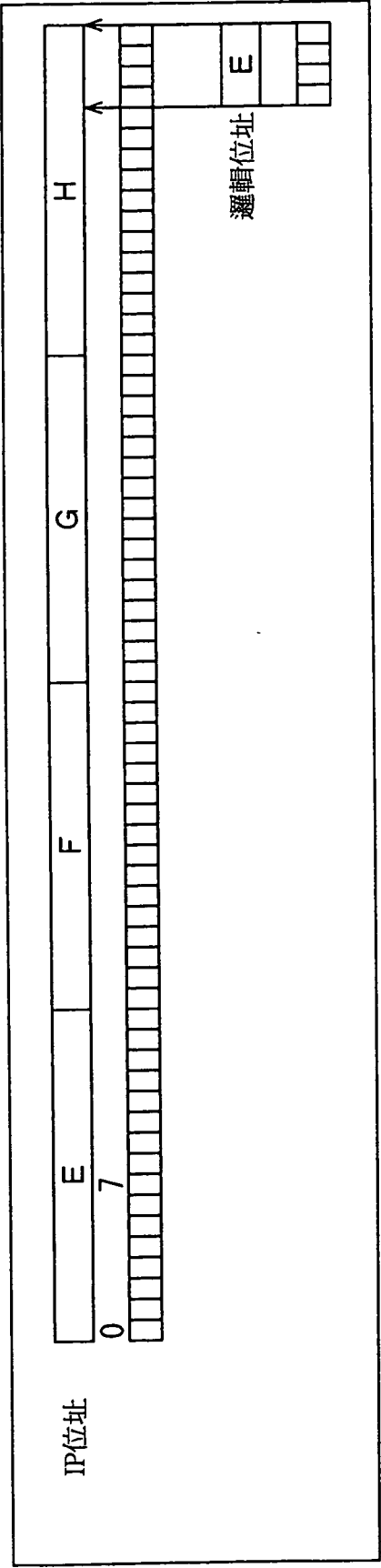


圖32

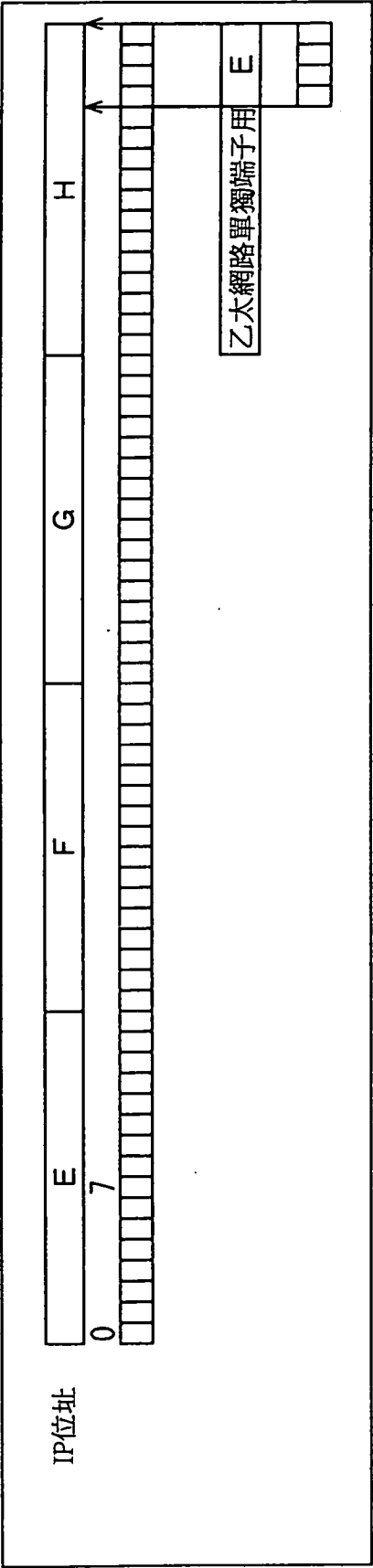


圖 33

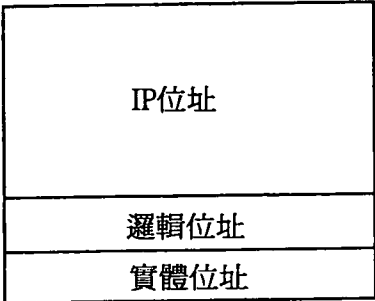


圖 34

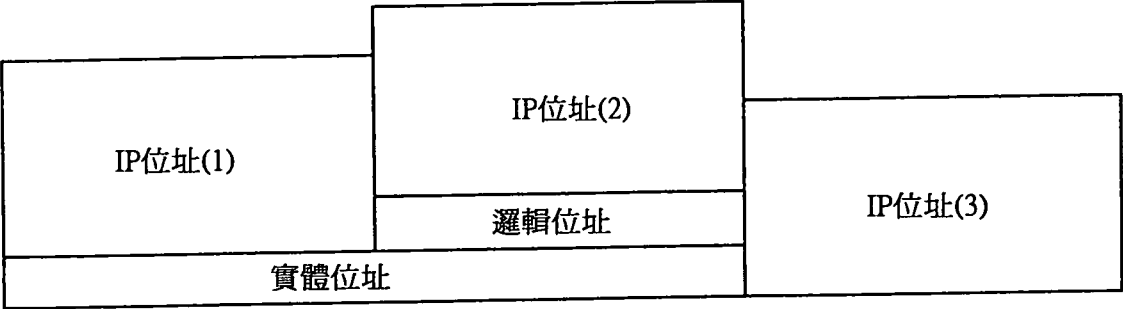


圖35

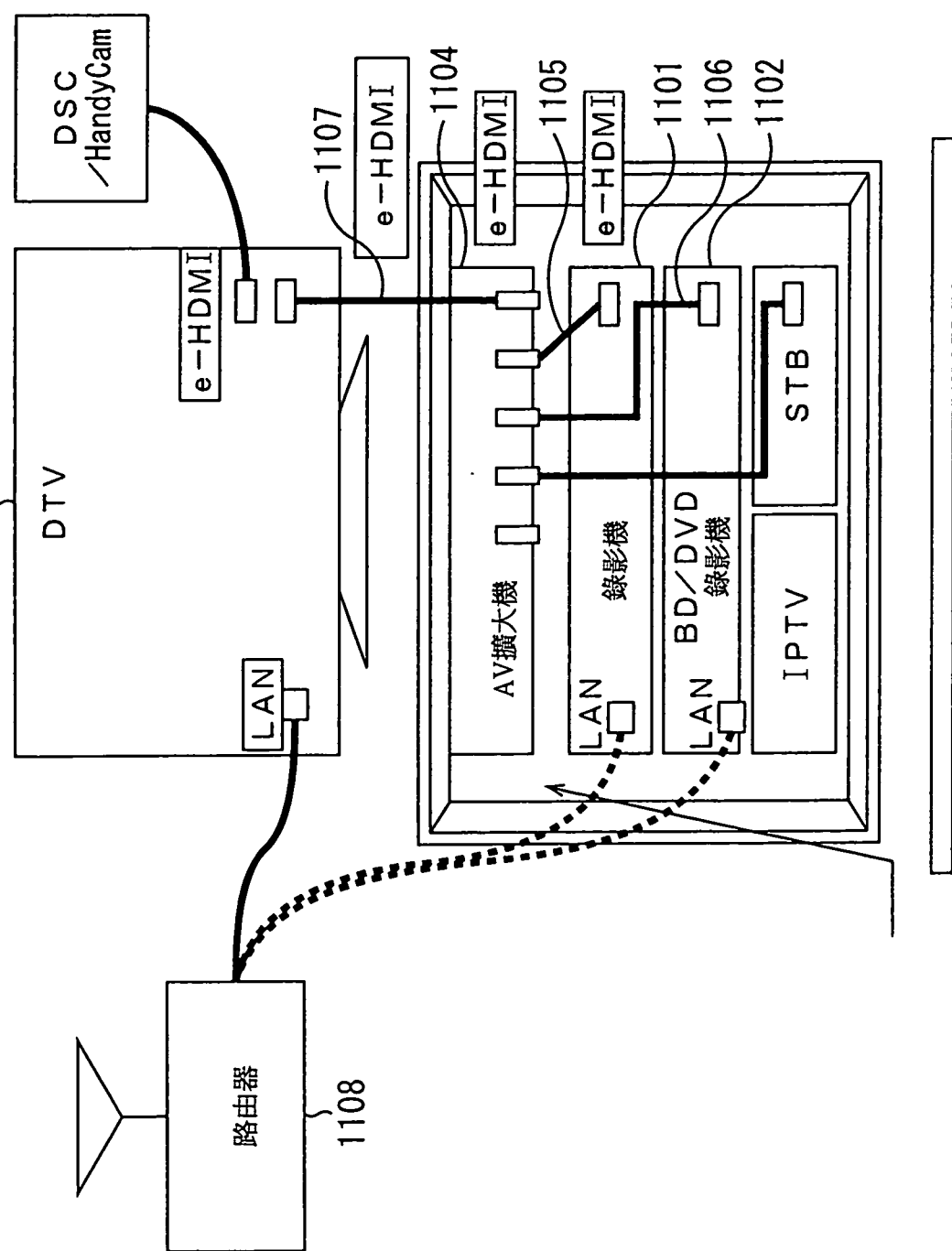


圖 36

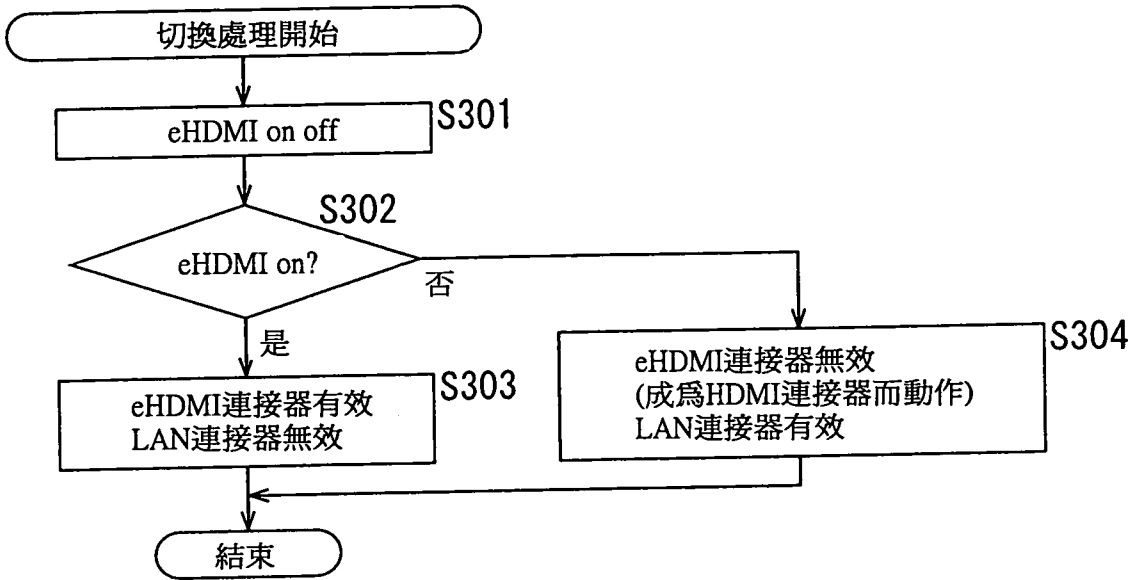


圖 37

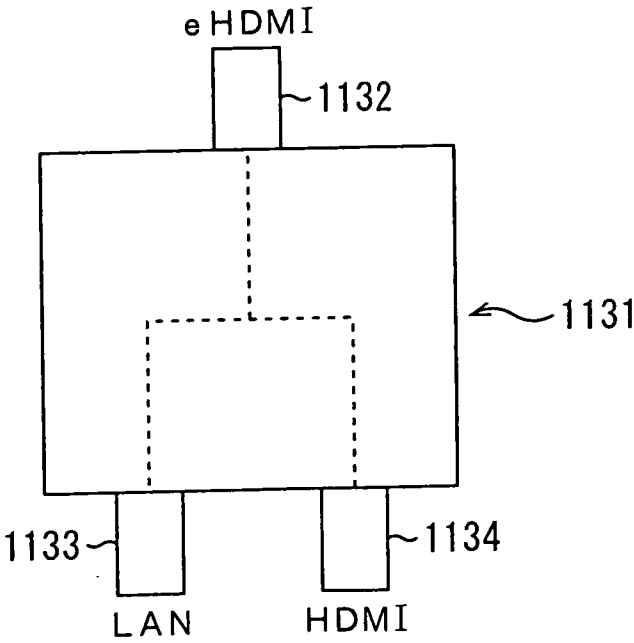


圖 38

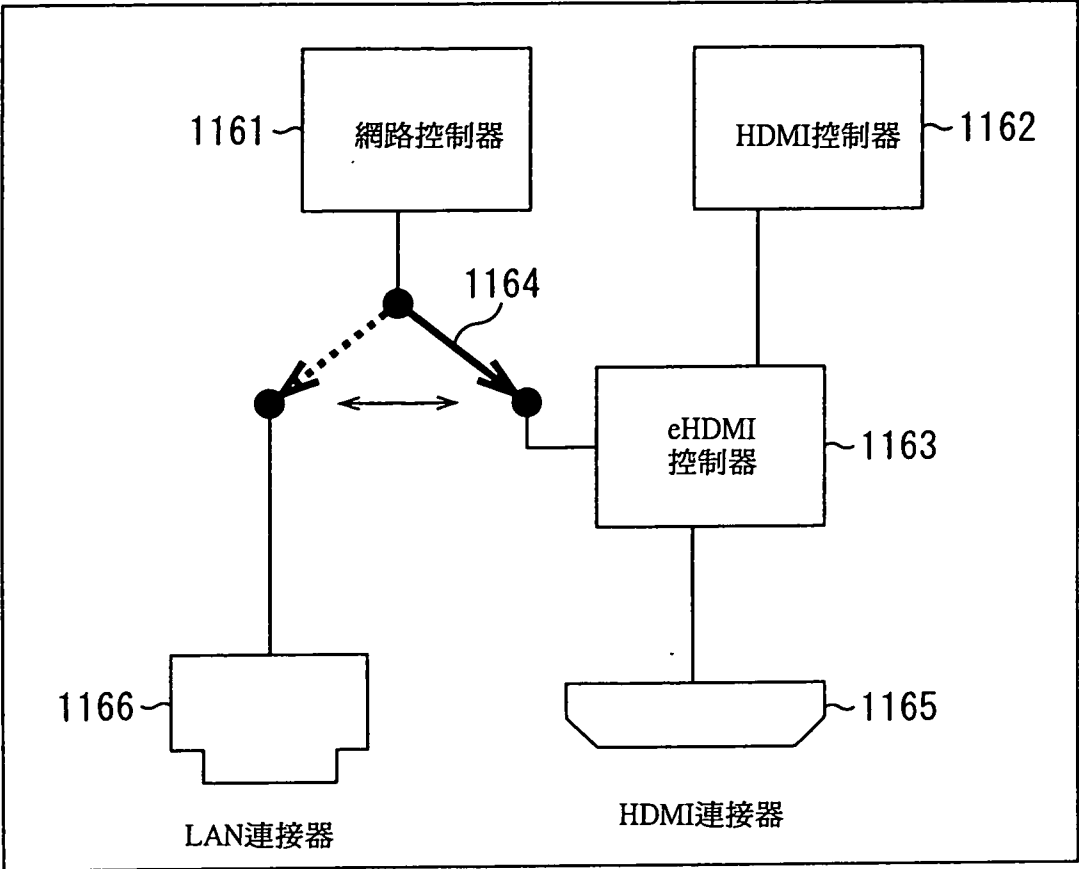


圖 39

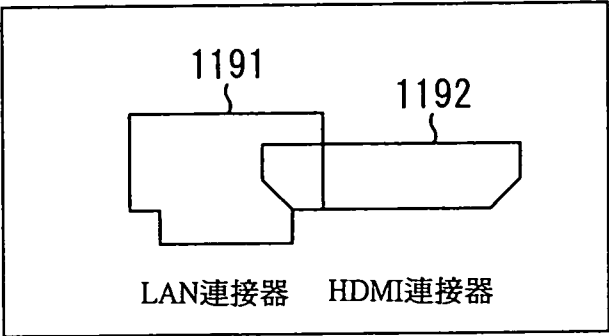


圖 40

