



ФЕДЕРАЛЬНАЯ СЛУЖБА  
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ

(12) **ЗАЯВКА НА ИЗОБРЕТЕНИЕ**

(21)(22) Заявка: 2012120816/07, 21.05.2012

Приоритет(ы):

(22) Дата подачи заявки: 21.05.2012

(43) Дата публикации заявки: 27.11.2013 Бюл. № 33

Адрес для переписки:

394030, г.Воронеж, ул. Студенческая, 36, ФАУ  
"ГНИИИ ПТЗИ ФСТЭК России"

(71) Заявитель(и):

Федеральное автономное учреждение  
"Государственный научно-исследовательский  
испытательный институт проблем  
технической защиты информации  
Федеральной службы по техническому и  
экспортному контролю" (RU)

(72) Автор(ы):

Авдеев Владимир Борисович (RU),  
Быстров Вячеслав Владимирович (RU),  
Лихачев Владимир Павлович (RU),  
Нигмамулин Артур Дамирович (RU)

(54) **НЕЛИНЕЙНЫЙ РАДИОЛОКАТОР ОБНАРУЖЕНИЯ РАДИОЭЛЕКТРОННЫХ УСТРОЙСТВ**

## (57) Формула изобретения

Нелинейный радиолокатор обнаружения радиоэлектронных устройств, содержащий последовательно соединенные опорный генератор и первую многоотводную линию задержки с  $L$  выходами, а также первый блок фазовращателей, состоящий из  $L$  фазовращателей, при этом  $\ell$ -й выход, где  $1 = \overline{1, L}$ , многоотводной линии задержки соединен со входом соответствующего фазовращателя первого блока фазовращателей, последовательно соединенные первый сумматор, передатчик, настроенный на частоту  $f_0$ , и передающую антенну, при этом выход  $\ell$ -го фазовращателя соединен с соответствующим входом первого сумматора, а так же первый приемный канал, содержащий последовательно соединенные приемную антенну и приемник, вторую многоотводную линию задержки, при этом  $\ell$ -й выход второй многоотводной линии задержки соединен со входом соответствующего фазовращателя второго блока фазовращателей, а также второго сумматора,  $\ell$ -й выход которого соединен с выходом соответствующего фазовращателя второго блока фазовращателей отличающаяся тем, что в первом канале, настроенном на частоту  $2f_0$ , дополнительно введены четвертый блок фазовращателей, состоящий из  $L$  фазовращателей, при этом выход  $\ell$ -го фазовращателя соединен с соответствующим входом второго сумматора, а выход  $\ell$ -го фазовращателя второго блока фазовращателей соединен с соответствующим входом фазовращателя четвертого блока фазовращателей, а также последовательно соединенные детектор и устройство индикации, при этом вход детектора соединен с выходом второго сумматора, дополнительно введен второй приемный канал идентичный первому, настроенный на частоту  $3f_0$ .