

(19) 日本国特許庁 (JP)

(12) 特 許 公 報 (B2)

(11) 特許番号

特許第6878071号

(P6878071)

(45) 発行日 令和3年5月26日 (2021.5.26)

(24) 登録日 令和3年5月6日 (2021.5.6)

(51) Int. Cl.

F I

G O 1 R 31/28 (2006.01)

G O 1 R 31/28 G

H O 1 L 21/822 (2006.01)

G O 1 R 31/28 V

H O 1 L 27/04 (2006.01)

H O 1 L 27/04 T

請求項の数 8 (全 22 頁)

(21) 出願番号 特願2017-54930 (P2017-54930)  
 (22) 出願日 平成29年3月21日 (2017.3.21)  
 (65) 公開番号 特開2018-155707 (P2018-155707A)  
 (43) 公開日 平成30年10月4日 (2018.10.4)  
 審査請求日 平成31年3月6日 (2019.3.6)

(73) 特許権者 000003078  
 株式会社東芝  
 東京都港区芝浦一丁目1番1号  
 (73) 特許権者 317011920  
 東芝デバイス&ストレージ株式会社  
 東京都港区芝浦一丁目1番1号  
 (74) 代理人 110002907  
 特許業務法人イートン国際特許事務所  
 (72) 発明者 前川 智之  
 東京都港区芝浦一丁目1番1号 株式会社  
 東芝内

審査官 山崎 仁之

最終頁に続く

(54) 【発明の名称】 半導体集積回路及び半導体集積回路の診断方法

(57) 【特許請求の範囲】

【請求項1】

リテンションフリップフロップを含む複数のスキランチェーンと、

前記複数のスキランチェーンの各スキランチェーンへの入力を、第1の所定値又は前記各スキランチェーンの第1の出力データ列に固定するように切り替える切り替え回路と、

前記リテンションフリップフロップの保持部への退避を行ったデータを前記保持部からリストアして前記データの復元を行い、前記データの復元後に、前記退避前の前記複数のスキランチェーンにおいてスキランシフトして得られた前記各スキランチェーンの前記第1の出力データ列の第1の値と、前記復元後の前記複数のスキランチェーンのデータをスキランシフトして得られた前記各スキランチェーンの第2の出力データ列の第2の値と

10

が一致するか否かの比較を行うことにより前記リテンションフリップフロップの診断を行う診断回路と、

を有し、

前記切り替え回路が前記各スキランチェーンへの入力を前記第1の所定値に固定したときは、前記第1の値は、前記切り替え回路により前記第1の所定値を前記各スキランチェーンへの入力に設定した後に、前記第1の所定値をスキランシフトして得られた前記第1の出力データ列の期待値であり、前記第2の値は、前記保持部からリストアして復元された前記第1の所定値をスキランシフトして得られた前記第2の出力データ列の値であり、

前記切り替え回路が前記各スキランチェーンへの入力を前記第1の出力データ列に固定したときは、前記第1の値は、前記切り替え回路により前記第1の出力データ列をスキラン

20

ンシフトして得られる値であり、前記第2の値は、前記保持部からリストアして復元された前記第1の出力データ列をスキャンシフトして得られた前記第2の出力データ列の値である、半導体集積回路。

【請求項2】

前記第1の所定値は、「0」又は「1」の値である請求項1に記載の半導体集積回路。

【請求項3】

前記半導体集積回路のロジック部の診断を行うロジックBISTコントローラを有し、前記複数のスキャンチェーンには、前記ロジック部の診断のためのテストパターンが入力可能であり、

前記ロジックBISTコントローラは、前記テストパターンに基づいて前記ロジック部の診断を行う請求項1に記載の半導体集積回路。

10

【請求項4】

非リテンションフリップフロップのみを含む非リテンションフリップフロップスキャンチェーンと、

前記非リテンションフリップフロップスキャンチェーンのデータをスキャンシフトして得られた第3の出力データ列を第2の所定値に切り替える第2の切り替え回路と、を有し、

前記第1の値及び前記第2の値は、前記非リテンションフリップフロップスキャンチェーンにおいてスキャンシフトして得られた前記第3の出力データ列を含むデータ列から得られる、請求項1に記載の半導体集積回路。

20

【請求項5】

前記複数のスキャンチェーンは、非リテンションフリップフロップを含み、

前記非リテンションフリップフロップの出力を第2の所定値に切り替える第2の切り替え回路を有する、請求項1に記載の半導体集積回路。

【請求項6】

前記診断回路は、前記複数のスキャンチェーンの中で、最大チェーン長に満たないスキャンチェーンに対して、前記最大チェーン長と、前記最大チェーン長に満たないスキャンチェーンのチェーン長との差の分だけスキャンシフトのためのシフトクロックをマスクするマスク回路を有する、請求項1に記載の半導体集積回路。

【請求項7】

30

前記複数のスキャンチェーンの中で最大チェーン長に満たないスキャンチェーンに設けられ、前記最大チェーン長と、前記最大チェーン長に満たないスキャンチェーンのチェーン長とを等しくする1又は2以上のダミーのフリップフロップを有する、請求項1に記載の半導体集積回路。

【請求項8】

リテンションフリップフロップを含む複数のスキャンチェーンと、前記複数のスキャンチェーンの各スキャンチェーンへの入力を、第1の所定値又は前記各スキャンチェーンの第1の出力データ列に固定するように切り替える切り替え回路とを有する半導体集積回路の診断方法であって、

前記複数のスキャンチェーンの保持部への退避を行ったデータを前記保持部からリストアして前記データの復元を行い、

40

前記データの復元後に、前記退避前の前記複数のスキャンチェーンにおいてスキャンシフトして得られた前記各スキャンチェーンの前記第1の出力データ列の第1の値と、前記復元後の前記複数のスキャンチェーンのデータをスキャンシフトして得られた前記各スキャンチェーンの第2の出力データ列の第2の値とが一致するか否かの比較を行うことにより前記リテンションフリップフロップの診断を行い、

前記切り替え回路が前記各スキャンチェーンへの入力を前記第1の所定値に固定したときは、前記第1の値は、前記切り替え回路により前記第1の所定値を前記各スキャンチェーンへの入力に設定した後に、前記第1の所定値をスキャンシフトして得られた前記第1の出力データ列の期待値であり、前記第2の値は、前記保持部からリストアして復元され

50

た前記第 1 の所定値をスキャンシフトして得られた前記第 2 の出力データ列の値であり、  
前記切り替え回路が前記各スキャンチェーンへの入力を前記第 1 の出力データ列に固定したときは、前記第 1 の値は、前記切り替え回路により前記第 1 の出力データ列をスキャンシフトして得られる値であり、前記第 2 の値は、前記保持部からリストアして復元された前記第 1 の出力データ列をスキャンシフトして得られた前記第 2 の出力データ列の値である、半導体集積回路の診断方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明の実施形態は、半導体装置及び半導体集積回路の診断方法に関する。

10

【背景技術】

【0002】

従来より、論理回路に対する組み込み自己検査 (BIST: Built-in Self Test。以下、ロジック BIST という) を利用した半導体装置の診断技術が広く用いられている。ロジック BIST は、半導体装置の起動時の初期診断だけでなく、半導体装置の動作中の常時診断にも実行される場合がある。

【0003】

また、半導体装置内の各データの復元のためにリテンションフリップフロップを用いる技術も提案されている。

リテンションフリップフロップは、主要部と保持部とを有し、電源遮断前に保持部にデータを退避させ、電源復帰後、その保持部の退避データにより主要部のデータを復元することができる。

20

【0004】

しかし、半導体装置の診断のためにリテンションフリップフロップを利用する場合、保持部の保持性能、リテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合があると、データの復元が正しく行われず。従来、このような保持部の保持性能、リテンションフリップフロップの退避動作及び復元動作を診断する方法は、提案されていない。

【先行技術文献】

【特許文献】

30

【0005】

【特許文献 1】特開 2010-282411 号公報

【発明の概要】

【発明が解決しようとする課題】

【0006】

そこで、実施形態は、リテンションフリップフロップの保持部の保持性能、及びリテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合がないか、を診断することができる半導体装置及び半導体集積回路の診断方法を提供することを目的とする。

【課題を解決するための手段】

40

【0007】

実施形態の半導体集積回路は、リテンションフリップフロップを含む複数のスキャンチェーンと、前記複数のスキャンチェーンの各スキャンチェーンへの入力を、第 1 の所定値又は前記各スキャンチェーンの第 1 の出力データ列に固定するように切り替える切り替え回路と、前記リテンションフリップフロップの保持部への退避を行ったデータを前記保持部からリストアして前記データの復元を行い、前記データの復元の後に、前記退避前の前記複数のスキャンチェーンにおいてスキャンシフトして得られた前記各スキャンチェーンの前記第 1 の出力データ列の第 1 の値と、前記復元後の前記複数のスキャンチェーンのデータをスキャンシフトして得られた前記各スキャンチェーンの第 2 の出力データ列の第 2 の値とが一致するか否かの比較を行うことにより前記リテンションフリップフロップの診

50

断を行う診断回路と、を有し、前記切り替え回路が前記各スキャンチェーンへの入力を前記第1の所定値に固定したときは、前記第1の値は、前記切り替え回路により前記第1の所定値を前記各スキャンチェーンへの入力に設定した後に、前記第1の所定値をスキャンシフトして得られた前記第1の出力データ列の期待値であり、前記第2の値は、前記保持部からリストアして復元された前記第1の所定値をスキャンシフトして得られた前記第2の出力データ列の値であり、前記切り替え回路が前記各スキャンチェーンへの入力を前記第1の出力データ列に固定したときは、前記第1の値は、前記切り替え回路により前記第1の出力データ列をスキャンシフトして得られる値であり、前記第2の値は、前記保持部からリストアして復元された前記第1の出力データ列をスキャンシフトして得られた前記第2の出力データ列の値である。

10

【図面の簡単な説明】

【0008】

【図1】第1の実施形態に係わる半導体装置の回路ブロック図である。

【図2】第1の実施形態に係わる、リテンションフリップフロップRFの初期診断の処理の流れの例を示すフローチャートである。

【図3】トグルフリップフロップを用いたスイッチの構成例を示す図である。

【図4】第2の実施形態に係わる半導体装置の回路ブロック図である。

【図5】第2の実施形態に係わる、リテンションフリップフロップRFの常時診断の処理の流れの例を示すフローチャートである。

【図5A】リテンションフリップフロップRFの常時診断の処理の流れの他の例を示すフローチャートである。

20

【図6】第3の実施形態に係わる半導体装置の回路ブロック図である。

【図7】変形例1に係わる半導体装置の回路ブロック図である。

【図8】変形例2に係わるスキャンチェーンSCの一部の回路図である。

【図9】変形例3の半導体装置の回路ブロック図である。

【発明を実施するための形態】

【0009】

以下、図面を参照して実施形態を説明する。

(第1の実施形態)

(構成)

30

図1は、第1の実施形態に係わる半導体装置の回路ブロック図である。

【0010】

半導体装置1は、ロジック部を構成する複数の組合せ回路CCを含む半導体集積回路であり、半導体装置1は、ロジックBIST機能を有する。

半導体装置1は、複数の組合せ回路CCに加えて、制御部2と、パターン発生回路(PRPG: Pseudo Random Pattern Generator)3と、伸長器(Decompressor)4と、選択器5と、複数のスキャンチェーン6と、圧縮器(Compressor)7と、多入力シグネチャレジスタ(MISR: Multiple Input Signature Register。以下、MISRと略す)8とを有する。制御部2は、ロジックBISTのための、ロジックBISTコントローラ2aを有する。

40

【0011】

さらに、制御部2は、半導体チップである半導体装置1への電源の供給を制御するための電源スイッチ9を制御するための電源制御信号PCSを出力可能となっている。

半導体装置1には、ロジックBISTのための複数のスキャンチェーン6が形成されている。スキャンチェーン6は、1つでもよい。

【0012】

図1では、複数のスキャンチェーン6は、m個(mは、正の整数)のスキャンチェーンSC1~SCmを有している。以下、m個のスキャンチェーンSC1~SCm中の、任意の1つのスキャンチェーン若しくは全てのスキャンチェーンを指すときは、スキャンチェ

50

ーンSCという。ここでは、各スキャンチェーンSC1～SCmは、ロジック部中の複数のリテンションフリップフロップRFを縦続接続して形成されたスキャンシフト経路を構成する。各リテンションフリップフロップRFは、組合せ回路CC間に配置され、ロジック部の内部状態を保持可能である。

【0013】

リテンションフリップフロップRFには、種々の実現方法があるが、例えば、各リテンションフリップフロップRFは、主要部MUと保持部BLとを備える構成により実現される。高速動作が要求される主要部MUは、閾値電圧の低いトランジスタによるフリップフロップを備える。保持部BLは、閾値電圧の高いトランジスタによるフリップフロップを備える。主要部MUのフリップフロップは、閾値電圧が低いため、高速に動作するがリーク電流が大きい。保持部BLのフリップフロップは、動作は遅いが、小さいリーク電流で内部状態を保持する。

10

【0014】

主要部MUは、D入力、シフトイン(SI)入力、シフトイネーブル(SE)入力、クロック(CLK)入力、ストア(S)入力及びリストア(R)入力の6つの入力と、Q出力とを有する。

【0015】

各スキャンチェーンSC1～SCmでは、リテンションフリップフロップRFのQ出力が、次のリテンションフリップフロップRFのシフトイン(SI)入力に供給されるように、複数のリテンションフリップフロップRFが縦続接続されている。

20

【0016】

D入力は、組合せ回路CCの出力であり、クロック(CLK)入力に応じて保持されて、Q出力として出力される。

シフトイン(SI)入力は、シフトイネーブル(SE)入力に応じて保持されて、Q出力に出力される。

【0017】

リテンションフリップフロップRFは、ストア(S)入力に応じて、Q出力を保持部BLに保持する。

リテンションフリップフロップRFは、リストア(R)入力に応じて、保持部BLに保持されたデータを読み出して保持してQ出力として出力する。

30

【0018】

制御部2は、論理回路により構成され、半導体装置1の起動時のロジック部の初期診断処理及び複数のリテンションフリップフロップRFの保持部BLの保持性能などの不良等の有無を確認するリテンションフリップフロップ診断処理を実行するコントローラである。ロジック部の初期診断は、ロジックBISTコントローラ2aにより行われる。

【0019】

なお、制御部2は、中央処理装置(CPU)と、ROMと、RAMとにより構成し、ROMに格納されたプログラムをCPUに実行させることにより、ロジック部の診断処理及び複数のリテンションフリップフロップRFの診断処理を実行するようにしてもよい。

【0020】

パターン発生回路3は、テストパターンとして擬似ランダムパターンを発生する擬似ランダムパターン発生回路(PRPG)である。擬似ランダムパターンは、擬似乱数データである。伸長器4は、擬似乱数データを伸長して、選択器5に供給する。

40

【0021】

選択器5は、複数のスイッチSW1～SWmを含む。各スイッチSW1～SWmは、複数のスキャンチェーンSC1～SCmに対応して設けられ、各スキャンチェーンSC1～SCmのテストパターンの入力部に設けられている。

【0022】

各スイッチSW1～SWmは、パターン発生回路3からの信号、「0」又は「1」のいずれかを選択してスキャンチェーンSCへ出力する回路である。各スイッチSW1～SW

50

mがいずれの信号を選択して出力するかは、制御部 2 からの選択信号 S S に基づいて決定される。すなわち、各スイッチ S W 1 ~ S W m は、複数のスキャンチェーン S C への入力を、所定値である、1 又は 0 に固定するように切り替える切り替え回路を構成する。

【 0 0 2 3 】

後述するように、ロジック部の初期診断時には、各スイッチ S W 1 ~ S W m では、パターン発生回路 3 からの信号が選択されてスキャンチェーン S C へ出力される。各スイッチ S W 1 ~ S W m は、リテンションフリップフロップ R F の診断処理時には、固定値である「 0 」又は「 1 」を選択してスキャンチェーン S C の入力部へ供給する。

【 0 0 2 4 】

圧縮器 7 は、複数のスキャンチェーン S C 1 ~ S C m の出力データを圧縮して、M I S R 8 に出力する。

10

M I S R 8 は、圧縮器 7 の出力を格納する複数のビット幅のデータを保持可能なレジスタを有する出力応答圧縮器である。ここでは、各リテンションフリップフロップ R F の値が「 0 」であるときにスキャンシフトした場合の M I S R 8 の値（固定値）、及び各リテンションフリップフロップ R F の値が「 1 」であるときにスキャンシフトした場合の M I S R 8 の値（固定値）は計算により求まるので、制御部 2 は、これら 2 つの固定値を期待値として回路中に予め保持している。

【 0 0 2 5 】

制御部 2 は、リテンションフリップフロップ R F の診断処理時には、M I S R 8 の出力データと、これらの期待値とを比較して、半導体装置 1 に故障がないかを判定する。（作用）

20

はじめに、ロジック部の初期診断について説明する。

【 0 0 2 6 】

制御部 2 は、ロジック部の初期診断時、ロジック B I S T コントローラ 2 a、パターン発生回路 3 及び選択器 5 を制御して、その初期診断を実行し、M I S R 8 の出力と、ロジック部の初期診断時の期待値とを比較して、半導体装置 1 の診断を行う。診断結果は、制御部 2 が、半導体装置 1 内の他の C P U あるいは外部へ出力される。各スキャンチェーン S C には、ロジック部の診断のためのテストパターンが選択器 5 から入力され、ロジック B I S T コントローラ 2 a は、テストパターンに基づいてロジック部の診断を行う。

【 0 0 2 7 】

30

具体的には、パターン発生回路 3 からのテストパターンデータが、スキャンシフト経路を経由してロジック部の複数のリテンションフリップフロップ R F にセットされる。次に、ロジック部から複数のリテンションフリップフロップ R F にデータを与えた後に、スキャンシフト経路を経由してテストパターンを複数のリテンションフリップフロップ R F にセットし、M I S R 8 の値が所定の期待値である否かにより、ロジック部の初期診断が行われる。

【 0 0 2 8 】

次に、半導体装置 1 のリテンションフリップフロップ R F の診断処理について説明する。図 2 は、リテンションフリップフロップ R F の初期診断の処理の流れの例を示すフローチャートである。

40

制御部 2 は、リテンションフリップフロップ R F の診断時、選択器 5 及び複数のスキャンチェーン 6 の動作を制御する。

【 0 0 2 9 】

半導体装置 1 は、上述したロジック B I S T の初期診断の実行後若しくは実施前に、以下に説明する各リテンションフリップフロップ R F の初期診断を実行する。ここでは、リテンションフリップフロップ R F の保持部 B L の保持性能、及びリテンションフリップフロップ R F の退避動作及び復元動作が正しく機能しているか、の診断が行われる。

【 0 0 3 0 】

上述したように、制御部 2 は、一般回路であるロジック部に対するロジック B I S T を実行するときは、パターン発生回路 3 及び伸長器 4 からの信号を選択して各スキャンチェ

50

ーン 6 に供給するように、各スイッチ S W 1 ~ S W m を切り替える選択信号 S S を選択器 5 へ出力する。

【 0 0 3 1 】

これに対して、制御部 2 は、リテンションフリップフロップ R F の診断時には、「 0 」または「 1 」の固定値を選択して各スキャンチェーン 6 に供給するように、各スイッチ S W 1 ~ S W m を切り替える選択信号 S S を選択器 5 へ出力する。

【 0 0 3 2 】

ここでは、制御部 2 が各リテンションフリップフロップ R F の保持部 B L の保持性能、各リテンションフリップフロップ R F の退避動作及び復元動作を診断するとき、制御部 2 は、はじめに各スイッチ S W の出力を「 1 」に固定する選択信号 S S を各スイッチ S W へ出力する（ステップ（以下、S と略す） 1 ）。

10

【 0 0 3 3 】

制御部 2 は、各スキャンチェーン S C の各リテンションフリップフロップ R F が「 1 」を保持するように、シフトイネーブル（ S E ）信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する（ S 2 ）。所定回数は、各スキャンチェーン S C 内の各リテンションフリップフロップ R F に「 1 」を保持するのに必要な回数である。S 2 の処理により、各スイッチ S W には、「 1 」が保持される。

【 0 0 3 4 】

制御部 2 は、各リテンションフリップフロップ R F に、ストア（ S ）信号を供給して、保持部 B L に Q 出力の値をストアさせる（ S 3 ）。

20

続いて、制御部 2 は、各スイッチ S W の出力を「 0 」に固定する選択信号 S S を各スイッチ S W へ出力する（ S 4 ）。

【 0 0 3 5 】

制御部 2 は、各スキャンチェーン S C の各リテンションフリップフロップ R F が「 0 」を保持するように、シフトイネーブル（ S E ）信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する（ S 5 ）。所定回数は、各スキャンチェーン S C 内の各リテンションフリップフロップ R F に「 1 」を保持するのに必要な回数と同じ回数である。S 5 の処理により、各スイッチ S W には、「 0 」が保持される。

【 0 0 3 6 】

制御部 2 は、オフのための電源制御信号 P C S を出力して、電源スイッチ 9 をオフして電源遮断を行う（ S 6 ）。

30

制御部 2 は、その後、オンのための電源制御信号 P C S を出力して、電源スイッチ 9 をオンして電源復帰を行う（ S 7 ）。

【 0 0 3 7 】

続いて、制御部 2 は、シフトイネーブル（ S E ）信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する（ S 8 ）。このとき、各スイッチ S W の出力は「 0 」に固定されているので、S 8 のスキャンシフトにより、各スイッチ S W には、「 0 」が保持される。

【 0 0 3 8 】

そして、制御部 2 は、保持部 B L に保持された値に、主要部 M U の値を復元するために、各リテンションフリップフロップ R F に、リストア（ R ）信号を供給して、保持部 B L から値をリストアさせる（ S 9 ）。

40

【 0 0 3 9 】

保持部 B L に値が正しく退避されて保持され、リストア（ R ）信号により正しく復元されていれば、各リテンションフリップフロップ R F の主要部 M U には、リストアにより「 1 」が保持される。

【 0 0 4 0 】

制御部 2 は、 M I S R 8 の値をクリアし、続いてシフトイネーブル（ S E ）信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する（ S 1 0 ）。

50

## 【 0 0 4 1 】

制御部 2 は、M I S R 8 のレジスタの値を読み出し、M I S R 8 の値と所定の期待値とを比較する ( S 1 1 )。ここでは、全て「 1 」の値がリストアされているとしたときの期待値と、S 1 0 でスキャンシフトされて得られた M I S R 8 の値とが比較される。

## 【 0 0 4 2 】

制御部 2 は、M I S R 8 の値と所定の期待値との比較結果が O K であるか、すなわち M I S R 8 の値と所定の期待値とが一致したかを判定し ( S 1 2 )、比較結果が N G であるとき ( S 1 2 : N O )、初期診断結果が N G であると判定する ( S 1 3 )。

## 【 0 0 4 3 】

制御部 2 は、M I S R 8 の値と所定の期待値との比較結果が O K であるとき ( S 1 2 : Y E S )、制御部 2 は、各スイッチ S W の出力を「 0 」に固定する選択信号 S S を各スイッチ S W へ出力する ( S 1 4 )。

10

## 【 0 0 4 4 】

制御部 2 は、各スキャンチェーン S C の各リテンションフリップフロップ R F が「 0 」を保持するように、シフトイネーブル ( S E ) 信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する ( S 1 5 )。S 1 5 の処理により、各スイッチ S W には、「 0 」が保持される。

## 【 0 0 4 5 】

制御部 2 は、各リテンションフリップフロップ R F に、ストア ( S ) 信号を供給して、保持部 B L に Q 出力の値をストアさせる ( S 1 6 )。

20

続いて、制御部 2 は、各スイッチ S W の出力を「 1 」に固定する選択信号 S S を各スイッチ S W へ出力する ( S 1 7 )。

## 【 0 0 4 6 】

制御部 2 は、各スキャンチェーン S C の各リテンションフリップフロップ R F が「 1 」を保持するように、シフトイネーブル ( S E ) 信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する ( S 1 8 )。S 1 8 の処理により、各スイッチ S W には、「 1 」が保持される。

## 【 0 0 4 7 】

制御部 2 は、電源制御信号 P C S を出力して、電源スイッチ 9 をオフして電源遮断を行う ( S 1 9 )。

30

制御部 2 は、その後、電源制御信号 P C S を出力して、電源スイッチ 9 をオンして電源復帰を行う ( S 2 0 )。

## 【 0 0 4 8 】

続いて、制御部 2 は、シフトイネーブル ( S E ) 信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する ( S 2 1 )。このとき、各スイッチ S W の出力は「 1 」に固定されているので、各スイッチ S W には、「 1 」が保持される。

## 【 0 0 4 9 】

そして、制御部 2 は、保持部 B L に保持されたデータに、主要部 M U のデータを復元するために、各リテンションフリップフロップ R F に、リストア ( R ) 信号を供給して、保持部 B L からデータをリストアさせる ( S 2 2 )。

40

## 【 0 0 5 0 】

保持部 B L にデータが正しく退避されて保持され、リストア ( R ) 信号により正しく復元されていれば、各リテンションフリップフロップ R F の主要部 M U には、リストアにより「 0 」が保持される。

## 【 0 0 5 1 】

制御部 2 は、M I S R 8 のデータをクリアし、続いてシフトイネーブル ( S E ) 信号を各リテンションフリップフロップ R F に所定回数だけ供給してスキャンシフトを実行する ( S 2 3 )。

## 【 0 0 5 2 】

50



制御部 2 は、M I S R 8 のレジスタの値を読み出し、M I S R 8 の値と所定の期待値とを比較する ( S 2 4 )。ここでは、全て「 0 」の値がリストアされているとしたときの期待値と、S 2 3 でスキャンシフトされて得られた M I S R 8 の値とが比較される。

【 0 0 5 3 】

制御部 2 は、M I S R 8 の値と所定の期待値との比較結果が O K であるか、すなわち M I S R 8 の値と所定の期待値とが一致したかを判定し ( S 2 5 )、比較結果が N G であるとき ( S 2 5 : N O )、初期診断結果が N G であると判定する ( S 1 3 )。

制御部 2 は、M I S R 8 の値と所定の期待値との比較結果が O K であるとき ( S 2 5 : Y E S )、初期診断結果が O K であると判定する ( S 2 6 )。

【 0 0 5 4 】

以上のように、制御部 2 は、各リテンションフリップフロップ R F の保持部 B L への退避を行ったデータ ( 0 又は 1 ) を保持部 B L からリストアしてデータの復元を行い、そのデータの復元の後に、退避前の複数のスキャンチェーン S C においてスキャンシフトして得られた出力データ列の第 1 の値 ( 期待値 ) と、復元後の複数のスキャンチェーン S C のデータをスキャンシフトして得られた出力データ列の第 2 の値とが一致するか否かの比較を行うことによりリテンションフリップフロップ R F の診断を行う診断回路を構成する。

【 0 0 5 5 】

第 1 の値は、選択器 5 により所定値 ( 0 又は 1 ) を複数のスキャンチェーン S C への入力に設定した後に、その所定値を複数のスキャンチェーン S C においてスキャンシフトして得られた出力データ列の期待値である。第 2 の値は、各保持部 B L からリストアして復元された所定値 ( 0 又は 1 ) を複数のスキャンチェーン S C に入力してスキャンシフトして得られた出力データ列の値である。

【 0 0 5 6 】

そして、診断回路である制御部 2 は、選択器 5 により複数のスキャンチェーン S C への入力を「 0 」又は「 1 」の一方に固定したときの第 1 の値と前記第 2 の値とが一致するか否かの比較を行うことによりリテンションフリップフロップ R F の診断を行った後に、選択器 5 により複数のスキャンチェーン S C への入力を「 0 」又は「 1 」の他方に固定したときの第 1 の値と第 2 の値とが一致するか否かの比較を行うことによりリテンションフリップフロップ R F の診断を行う。

【 0 0 5 7 】

以上のように、上述した実施形態によれば、初期診断としてリテンションフリップフロップの保持部の保持性能、及びリテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合がないか、を診断することができる半導体装置及び半導体装置の診断方法を実現することができる。

【 0 0 5 8 】

特に、上述した例では、各リテンションフリップフロップ R F に「 0 」と「 1 」の両方を保持させた後にリストアして、M I S R 8 の値と期待値とを比較しているため、各リテンションフリップフロップ R F の保持部 B L が「 0 」と「 1 」の両論理値を確実に保持できているかが診断可能である。

また、主要部 M U の値が保持部 B L の値と反転関係にあるときに、保持部 B L からのリストア処理を実行するので、保持部 B L における遷移故障による不良の判定も可能である。

【 0 0 5 9 】

さらに、各保持部 B L に「 1 」をストアした後に、主要部 M U に「 0 」をシフトさせてから電源遮断しているため、電源遮断の反動によって、保持部 B L あるいは主要部 M U に誤った値が保持されているか否かの判定も可能となっている。

【 0 0 6 0 】

なお、リテンションフリップ R F の保持部 B L の「 0 」から「 1 」の遷移と、「 1 」から「 0 」の遷移の両遷移を完全に保証するために、図 2 において S 1 ~ S 2 5 を実行した後に、更に S 1 ~ S 1 2 をさらに実行するようにしてもよい。

10

20

30

40

50

## 【 0 0 6 1 】

さらになお、上述した実施形態では、各スイッチ S W は、「 0 」と「 1 」を選択可能であるが、隣接するフリップフロップとの干渉を考慮して、トグルフリップフロップを用いてもよい。

## 【 0 0 6 2 】

図 3 は、トグルフリップフロップを用いたスイッチの構成例を示す図である。図 3 は、選択器 5 の中の 1 つのスイッチ S W の構成を示している。

スイッチ S W には、パターン発生回路 3 からのテストパターンと、トグルフリップフロップ T F の 2 つの出力とが入力され、スイッチ S W は、3 つの入力のいずれかを選択して出力信号 O U T として出力する。トグルフリップフロップ T F は、入力 T に応じて、Q 出力とその反転出力を出力する。

10

## 【 0 0 6 3 】

選択信号 S S により、リテンションフリップフロップ R F の診断のときは、トグルフリップフロップ T F の 2 つの出力、すなわち Q 出力とその反転出力が交互に選択されて出力される。よって、隣り合うリテンションフリップフロップ R F には、異なる値が保持される。

## 【 0 0 6 4 】

よって、図 1 の場合は、各スキャンチェーン S C には、「 0 」又は「 1 」が連続して入力されてスキャンシフトされ、全て「 0 」又は全て「 1 」の値が保持されるが、図 3 の各スキャンチェーン S C では、「 0 」と「 1 」が交互に入力されてスキャンシフトされる。

20

## 【 0 0 6 5 】

また、上述した図 2 では、リテンションフリップフロップ R F の本来の用途のための電源遮断が処理中に含まれているが、リテンションフリップフロップ R F の常時診断時の保持及び復元用としてリテンションフリップフロップ R F を搭載する場合は、電源遮断は省略しても構わない。

## 【 0 0 6 6 】

さらになお、上述した例では、制御部 2 は、複数のスキャンチェーン S C の出力データ列を圧縮する M I S R 8 を用いて期待値との一致を判断しているが、M I S R 8 を用いなくて、固定値「 0 」及び「 1 」に対応する値が得られているか否かを判定するようにしてもよい。

30

## ( 第 2 の実施形態 )

第 1 の実施形態は、各リテンションフリップフロップ R F の初期診断を実行可能な半導体装置に関するが、第 2 の実施形態は、各リテンションフリップフロップ R F の常時診断を実行可能な半導体装置に関する。

## ( 構成 )

図 4 は、第 2 の実施形態に係わる半導体装置の回路ブロック図である。

## 【 0 0 6 7 】

第 2 の実施形態の半導体装置 1 A は、第 1 の実施形態の半導体装置 1 と、類似の構成を有するので、図 4 において、第 1 の実施形態の半導体装置 1 と同じ構成要素については、同じ符号を付して説明は省略し、異なる構成についてのみ説明する。

40

## 【 0 0 6 8 】

第 2 の実施形態の半導体装置 1 A の複数のスキャンチェーン S C の入力部には、選択器 5 A が設けられている。選択器 5 A は、複数のスイッチ S W a 1 ~ S W a m を含む。各スイッチ S W a 1 ~ S W a m は、複数のスキャンチェーン S C 1 ~ S C m に対応して設けられ、各スキャンチェーン S C 1 ~ S C m のテストパターンの入力部に設けられている。

## 【 0 0 6 9 】

各スイッチ S W a 1 ~ S W a m は、パターン発生回路 3 からの信号又は各スキャンチェーン S C の最終出力信号のいずれかを選択してスキャンチェーン S C へ出力する回路である。各スイッチ S W a 1 ~ S W a m がいずれの信号を選択して出力するかは、制御部 2 からの選択信号 S S に基づいて決定される。すなわち、各スイッチ S W a 1 ~ S W a m は、

50

各スキャンチェーン S C の入力を、各スキャンチェーン S C の出力データ列に固定するように切り替える切り替え回路を構成する。

【 0 0 7 0 】

後述するように、ロジック部の常時診断時には、各スイッチ S W a 1 ~ S W a m では、パターン発生回路 3 からの信号が選択されてスキャンチェーン S C へ出力される。各スイッチ S W a 1 ~ S W a m は、リテンションフリップフロップ R F の診断時には、各スキャンチェーン S C の最終出力信号を選択してスキャンチェーン S C の入力部へ供給する。

【 0 0 7 1 】

各スキャンチェーン S C の出力は、圧縮器 7 を介して M I S R 8 に供給される。M I S R 8 の値は、制御部 2 からの制御信号（図示せず）に応じて、レジスタ 1 0 に格納可能となっている。そして、制御部 2 は、レジスタ 1 0 に格納された値を、読み出し可能となっている。

（作用）

はじめに、ロジック部の常時診断について説明する。

【 0 0 7 2 】

制御部 2 は、半導体装置 1 が動作中に、複数のリテンションフリップフロップ R F の保持部 B L にデータを退避させてから、ロジック部の常時診断を実行する。常時診断後、退避したデータを主要部 M U にリストアしてから、半導体装置 1 の動作が再開される。診断結果は、制御部 2 が、半導体装置 1 内の他の C P U あるいは外部へ出力される。

【 0 0 7 3 】

次に、半導体装置 1 A のテンションフリップフロップの診断処理について説明する。図 5 は、リテンションフリップフロップ R F の常時診断の処理の流れの例を示すフローチャートである。

制御部 2 は、リテンションフリップフロップの診断時、選択器 5 及び複数のスキャンチェーン 6 の動作を制御する。

【 0 0 7 4 】

なお、半導体装置 1 は、ロジック B I S T による常時診断の実行後若しくは実行前に、以下に説明する各リテンションフリップフロップ R F の常時診断を実行する。ここでは、リテンションフリップフロップ R F の保持部 B L の保持性能、及びリテンションフリップフロップ R F の退避動作及び復元動作が正しく機能しているか、の診断が行われる。

【 0 0 7 5 】

上述したように、制御部 2 は、一般回路であるロジック部に対するロジック B I S T を実行するときは、パターン発生回路 3 及び伸長器 4 からの信号を選択して各スキャンチェーン 6 の入力部に供給するように、各スイッチ S W a 1 ~ S W a m を切り替える選択信号 S S を選択器 5 A へ出力する。

【 0 0 7 6 】

これに対して、制御部 2 は、リテンションフリップフロップ R F の診断時には、スキャンチェーン S C の最終出力信号すなわちシフトアウト信号を選択して各スキャンチェーン 6 の入力部に供給するように、各スイッチ S W a 1 ~ S W a m を切り替える選択信号 S S を選択器 5 A へ出力する。

【 0 0 7 7 】

本実施形態の常時診断では、初期診断時には発生しないリテンションフリップフロップ R F の保持部 B L の故障を検出するために、以下に説明する各リテンションフリップフロップ R F の診断を実行する。

【 0 0 7 8 】

半導体装置 1 A が動作中に、その動作を中断して、リテンションフリップフロップ R F の常時診断、ここでは、リテンションフリップフロップ R F の保持部の保持性能、及びリテンションフリップフロップ R F の退避動作及び復元動作、の診断が行われる。

【 0 0 7 9 】

半導体装置 1 A が動作を中断すると、制御部 2 は、電源遮断前、または、ロジック部の

10

20

30

40

50

常時診断開始前のストア処理に移行する前に、各スキャンチェーンSCの入力が各スキャンチェーンの最終出力信号であるシフトアウト信号となるように、各スイッチSWa1～SWamをシフトアウトに固定する(S31)。図4においては、各スキャンチェーンSCの入力部に、各スキャンチェーンSCの最終出力信号がフィードバック線FBを介して入力されるように、各スイッチSWa1～SWamの切り替えが行われる。

【0080】

次に、制御部2は、MISR8をクリアし、スキャンシフトを実行する(S32)。シフトイネーブル(SE)信号を各リテンションフリップフロップRFに所定回数だけ供給することによって、スキャンシフトが行われる。スキャンシフトにより、半導体装置1Aが動作を中断したときの各リテンションフリップフロップRFの主要部MUに保持された値が、スキャンシフトされる。所定回数は、各スキャンチェーンSC内の各リテンションフリップフロップRFのデータが、半導体装置1Aが動作を中断したときに保持していた値を保持するのに必要な回数である。

10

【0081】

そして、制御部2は、S32のスキャンシフトにより得られたMISR8の結果の値をレジスタ10に格納させる(S33)。

ここでシフトアウトして得られたMISR8の値は、半導体装置1Aの中断したときの各リテンションフリップフロップRFの主要部MUに保持された値に基づく値であり、レジスタ10に保持される。

【0082】

20

さらに、このとき、各リテンションフリップフロップRFの主要部MUに保持される値は、各データがスキャンチェーンSCを一回りするため、シフト前の元の値に戻るようになる。

【0083】

この後、制御部2は、各リテンションフリップフロップRFに対してストア処理を施して、保持部BLに主要部MUの値をストアする(S34)。

そして、制御部2は、電源遮断を行う(S35)。

【0084】

なお、電源遮断に代えて、制御部2は、ロジック部の常時診断を実行してもよい。常時診断する場合は各スイッチSWaを伸長器4側に切り替えておく。

30

制御部2は、電源復帰を行う(S36)。なお、ロジック部の常時診断が終了したときには、主要部MUの値は変更されている。

【0085】

そして、制御部2は、リストア(R)信号を各リテンションフリップフロップRFに供給して、保持部BLから値をリストアする(S37)。リテンションフリップフロップRFに故障がなければ主要部MUは電源遮断前、あるいは、ロジック部の常時診断開始前の状態が復元されている筈である。

【0086】

なお、ロジック部の常時診断が終了したときは、各スイッチSWaは、再びスキャンチェーンSCの最終出力信号すなわちシフトアウト信号に切り替えられる。

40

そして、制御部2は、MISR8の値をクリアし、スキャンシフトを実行し(S38)、レジスタ10の値と、MISR8の結果とを比較する(S39)。

【0087】

制御部2は、レジスタ10の値とMISR8の値との比較結果がOKであるか、すなわちMISR8の値とレジスタ10の値とが一致したかを判定し(S40)、比較結果がNGであるとき(S40:NO)、常時診断結果がNGであると判定する(S41)。

【0088】

制御部2は、MISR8の値とレジスタ10の値との比較結果がOKであるとき(S40:YES)、常時診断結果がOKであると判定する(S42)。

ここで、MISR8の値をクリアし、スキャンシフトして得られたMISR8の値と遮

50

断前（あるいは診断前）にレジスタ 10 に保持した値とが等しければリストアした結果がストア前の主要部 M U の値と等しいことになる。

【 0 0 8 9 】

また、スキャンシフトにより値のデータがスキャンチェーンを一巡し、各リテンションフリップフロップ R F の主要部 M U は元の値に戻るため、復元データとして半導体装置 1 A の再起動後に直ちに使用することができる。

【 0 0 9 0 】

よって、制御部 2 は、各リテンションフリップフロップ R F の保持部 B L への退避を行ったデータ（半導体装置 1 A が動作を中断したときのデータ）を保持部 B L からリストアしてデータの復元を行い、そのデータの復元の後に、退避前の複数のスキャンチェーン S C においてスキャンシフトして得られた出力データ列の第 1 の値（半導体装置 1 A が動作を中断したときのデータ）と、復元後の複数のスキャンチェーン S C のデータをスキャンシフトして得られた出力データ列の第 2 の値とが一致するか否かの比較を行うことによりリテンションフリップフロップ R F の診断を行う診断回路を構成する。

10

【 0 0 9 1 】

第 1 の値は、選択器 5 から入力された複数のスキャンチェーン S C の出力データ列をスキャンシフトして得られた値である。第 2 の値は、保持部 B L からリストアして復元されたデータをスキャンシフトして得られた出力データ列の値である。

【 0 0 9 2 】

以上のように、上述した実施形態によれば、常時診断としてリテンションフリップフロップの保持部の保持性能、及びリテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合がないか、を診断することができる半導体装置及び半導体装置の診断方法を実現することができる。

20

【 0 0 9 3 】

特に、ロジック部の常時診断においてリテンションフリップフロップを利用する場合に、保持動作及び復元動作が保証されなければ、常時診断明けの半導体装置 1 A の再起動で誤動作が生じる可能性があるが、上述した実施形態では、リテンションフリップフロップ R F の保持部の保持性能などを診断できるので、常時診断明けの半導体装置 1 A の誤動作を防止することができる。

なお、図 5 に代えて、図 5 A に示す処理を実行するようにしてもよい。図 5 A は、リテンションフリップフロップ R F の常時診断の処理の流れの他の例を示すフローチャートである。図 5 A において、図 5 と同じ処理については、同じステップ番号を付して説明は省略する。

30

すなわち、図 5 の変形例では、S 3 2 の処理の前に、制御部 2 は、各リテンションフリップフロップ R F に対してストア処理を施して、保持部 B L に主要部 M U の値をストアする（S 4 3）。そして、S 3 3 の処理の後、制御部 2 は、電源遮断を行う（S 3 5）。

その後、S 3 5 の後の処理は、図 5 と同様であり、S 4 2 において常時診断結果が O K であると判定されると、制御部 2 は、リストア（R）信号を各リテンションフリップフロップ R F に供給して、保持部 B L から値をリストアする（S 4 4）。

図 5 A の処理によっても、リテンションフリップフロップ R F の常時診断を行うことができる。

40

（第 3 の実施形態）

第 1 の実施形態は、各リテンションフリップフロップ R F の初期診断を実行可能な半導体装置に関し、第 2 の実施形態は、各リテンションフリップフロップ R F の常時診断を実行可能な半導体装置に関するが、第 3 の実施形態は、各リテンションフリップフロップ R F の初期診断と常時診断の両方を実行可能な半導体装置に関する。

（構成）

図 6 は、第 3 の実施形態に係わる半導体装置の回路ブロック図である。

【 0 0 9 4 】

第 3 の実施形態の半導体装置 1 B は、第 2 の実施形態の半導体装置 1 A と、類似の構成

50

を有するので、図6において、第2の実施形態の半導体装置1Aと同じ構成要素については、同じ符号を付して説明は省略し、異なる構成についてのみ説明する。

【0095】

第3の実施形態の半導体装置1Bの複数のスキャンチェーンSCの入力部には、選択器5Bが設けられている。選択器5Bは、複数のスイッチSWb1～SWbmを含む。各スイッチSWb1～SWbmは、複数のスキャンチェーンSC1～SCmに対応して設けられ、各スキャンチェーンSC1～SCmのテストパターンの入力部に設けられている。

【0096】

各スイッチSWb1～SWbmは、パターン発生回路3からの信号、「0」、「1」、又は各スキャンチェーンSCの最終出力信号のいずれかを選択してスキャンチェーンSCへ出力する回路である。各スイッチSWb1～SWbmがいずれの信号を選択して出力するかは、制御部2からの選択信号SSに基づいて決定される。

10

【0097】

すなわち、各スイッチSWb1～SWbmは、複数のスキャンチェーンSCへの入力を、所定値（1又は0）又は前記複数のスキャンチェーンSCの出力データ列に固定するように切り替えることができる切り替え回路を構成する。

【0098】

後述するように、ロジック部の初期診断時には、各スイッチSWb1～SWbmでは、パターン発生回路3からの信号が選択されてスキャンチェーンSCへ出力される。リテンションフリップフロップRFの初期診断時には、各スイッチSWb1～SWbmでは、固定値である「0」又は「1」が選択されてスキャンチェーンSCへ出力される。リテンションフリップフロップRFの常時診断時には、各スキャンチェーンSCの最終出力信号が選択されてスキャンチェーンSCへ出力される。

20

（作用）

半導体装置1Bの各リテンションフリップフロップRFの初期診断は、各スイッチSWb1～SWbmにおいて「0」又は「1」が選択されて、図1及び図2で説明したように、制御部2が動作することによって、実行される。

【0099】

そして、半導体装置1Bの各リテンションフリップフロップRFの常時診断は、各スイッチSWb1～SWbmにおいて各スキャンチェーンSCの最終出力信号が選択されて、図4及び図5で説明したように、制御部2が動作することによって、実行される。

30

【0100】

よって、制御部2は、各リテンションフリップフロップRFの保持部BLへの退避を行ったデータを保持部BLからリストアしてデータの復元を行い、そのデータの復元の後に、退避前の複数のスキャンチェーンSCにおいてスキャンシフトして得られた出力データ列の第1の値と、復元後の複数のスキャンチェーンSCのデータをスキャンシフトして得られた出力データ列の第2の値とが一致するか否かの比較を行うことによりリテンションフリップフロップRFの診断を行う診断回路を構成する。

【0101】

各スイッチSWbが複数のスキャンチェーンSCへの入力を所定値（1又は0）に固定したときは、第1の値は、各スイッチSWbにより所定値（1又は0）を複数のスキャンチェーンSCへの入力に設定した後に、所定値（1又は0）を複数のスキャンチェーンSCにおいてスキャンシフトして得られた出力データ列の期待値であり、第2の値は、保持部BLからリストアして復元された所定値（1又は0）を複数のスキャンチェーンSCに入力してスキャンシフトして得られた出力データ列の値である。

40

【0102】

各スイッチSWbが複数のスキャンチェーンSCへの入力を各スキャンチェーンSCの出力データ列に固定したときは、第1の値は、各スイッチSWbにより各スキャンチェーンSCの出力データ列を複数のスキャンチェーンSCに入力してスキャンシフトして得られる値であり、第2の値は、保持部BLからリストアして復元されたデータを複数のスキャンチェーンSCに入力してスキャンシフトして得られた出力データ列の値である。

50

キャンチェーンSCに入力してスキャンシフトして得られた第2の出力データ列の値である。

【0103】

以上のように、上述した実施形態によれば、初期診断及び常時診断としてリテンションフリップフロップの保持部の保持性能、及びリテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合がないか、を診断することができる半導体装置及び半導体装置の診断方法を実現することができる。

【0104】

次に上述した各実施形態の変形例について説明する。

(変形例1)

上述した各実施形態では、半導体装置の全てのスキャンチェーンSCは、複数のリテンションフリップフロップRFのみから構成されているが、本変形例1の半導体装置は、複数の非リテンションフリップフロップのみからなるスキャンチェーンを含む。

【0105】

図7は、本変形例1に係わる半導体装置の回路ブロック図である。

変形例1の半導体装置1Cは、複数のスキャンチェーンSCを含むが、複数のスキャンチェーンSCの一部は、複数のリテンションフリップフロップRFから構成され、残りは、複数の非リテンションフリップフロップNFから構成されている。図7では、スキャンチェーンSCmが、複数の非リテンションフリップフロップNFから構成されていることが示されている。すなわち、複数のスキャンチェーンSCは、非リテンションフリップフロップNFのみを含む非リテンションフリップフロップスキャンチェーンを含む。

【0106】

スキャンチェーンSCmの出力部に、AND回路11が設けられている。AND回路11の2つの入力的一方には、スキャンチェーンSCmの最終出力信号が入力され、AND回路11の2つの入力の他方には、制御部2からの所定の出力信号C1が入力される。ここでは、出力信号C1は、反転されてAND回路11に入力される。

【0107】

所定の出力信号C1が、「1」とであると、AND回路11の出力は常に「0」となるので、スキャンチェーンSCmの出力はマスクされて常に「0」となる。リテンションフリップフロップRFの診断のときには、制御部2は、所定の出力信号C1を「1」にすることにより、スキャンチェーンSCmの出力は、常に「0」となってMISR8に入力される。

【0108】

よって、AND回路11は、非リテンションフリップフロップスキャンチェーンのデータをスキャンシフトして得られた出力データ列をマスクして、所定値に切り替える切り替え回路を構成する。

【0109】

MISR8には、複数のスキャンチェーンSCの数の分のデータ圧縮値が入力されるが、非リテンションフリップフロップNFから構成されるスキャンチェーンSCmの出力は、所定値に固定される。すなわち、非リテンションフリップフロップスキャンチェーンにおいてスキャンシフトされた出力データ列を含むデータ列から得られる値が、MISR8に格納される。

【0110】

また、制御部2が、所定の出力信号C1を「0」にすると、AND回路11の出力は、スキャンチェーンSCmの最終出力信号となる。よって、通常動作時、及びロジック部の診断時には、制御部2が、所定の出力信号C1を「0」にする。

【0111】

リテンションフリップフロップRFは、通常のフリップフロップと比較すると回路面積が大きく、チップコストが増大する虞れがある。よって、半導体装置において実行される初期設定処理のような重要な回路では、リテンションフリップフロップRFを用いてスキ

10

20

30

40

50

ヤンチェーンSCを構成し、他の回路には、非リテンションフリップフロップNFを用いたスキャンチェーンSCを用いるようにすれば、チップコストの増大を抑制することができる。

【0112】

本変形例1によれば、非リテンションフリップフロップNFのスキャンチェーンSCの出力を所定値に固定できるので、リテンションフリップフロップRFの保持部の保持性能などを診断することができる。

【0113】

なお、上述した例では、非リテンションフリップフロップNFのスキャンチェーンSCの出力は、「0」に固定されているが、「1」に固定するようにしてもよい。

10

さらになお、リテンションフリップフロップRFの初期診断であれば、リテンションフリップフロップRFのスキャンチェーンSCにおいてシフトされている、オール「0」あるいはオール「1」に合わせるようにAND回路11の出力を設定してもよい。

【0114】

なお、図7は、第3の実施形態の半導体装置と同様の構成を有する半導体装置1Cに、変形例1を適用した場合を示しているが、本変形例1は、第1、第2の実施形態及び他の変形例の半導体装置にも適用可能である。

(変形例2)

上述した各実施形態の各スキャンチェーンSCでは、全てのフリップフロップがリテンションフリップフロップRFであるが、本変形例では、複数のスキャンチェーンSCの全て若しくは一部において、リテンションフリップフロップRFと非リテンションフリップフロップNFが混在する。すなわち、リテンションフリップフロップRFと非リテンションフリップフロップNFが、同一のスキャンチェーン内で混載されている。言い換えれば、リテンションフリップフロップRFを含むスキャンチェーンSCは、非リテンションフリップフロップNFを含む。

20

【0115】

図8は、本変形例2に係わるスキャンチェーンSCの一部の回路図である。スキャンチェーンSCkは、リテンションフリップフロップRFと非リテンションフリップフロップNFが混在して縦続接続されて構成されている。

【0116】

30

そして、各非リテンションフリップフロップNFの出力部には、AND回路12が設けられている。AND回路12の2つの入力的一方には、上流のフリップフロップの出力が入力され、AND回路12の2つの入力の他方には、制御部2からの所定の出力信号C2が入力される。AND回路12の2つの入力の他方には、出力信号C2が反転されて入力される。

【0117】

制御部2は、スキャンシフトの最初の1クロック目においてのみ、出力信号C2として「1」を出力する。出力信号C2が「1」であるとき、各AND回路12の出力は、「0」となる。よって、AND回路12は、非リテンションフリップフロップNFの出力を所定値に切り替える切り替え回路を構成する。

40

すなわち、非リテンションフリップフロップNFのデータは、マスクされて「0」に固定されるので、MISR8へ供給されるスキャンデータは不定とならない。

【0118】

なお、変形例1では、AND回路11によるマスク処理は、スキャンシフト中、常に行われるが、本変形例2では、AND回路12によるマスク処理は、スキャンシフトを開始する1クロック目のタイミングのみ行われる。

【0119】

さらになお、上述した例では、非リテンションフリップフロップのスキャンチェーンSCの出力は、「0」に固定されているが、OR回路を用いて「1」をそのOR回路に供給することにより、「1」に固定するようにしてもよい。

50



なお、本変形例 2 は、第 1、第 2 の実施形態及び他の変形例の半導体装置にも適用可能である。

(変形例 3)

上述した各実施形態及び各変形例では、複数のスキャンチェーン S C の長さが同じであるが、複数のスキャンチェーン S C の一部の長さが、複数のスキャンチェーン S C の最大スキャンチェーン長を有しない場合が有り得る。本変形例 3 は、そのような場合においても、リテンションフリップフロップ R F の診断を可能にするように、シフトクロックとしてのシフトイネーブル ( S E ) 入力がマスクされる。

【 0 1 2 0 】

図 9 は、本変形例 3 の半導体装置の回路ブロック図である。

10

変形例 3 の半導体装置 1 D は、複数のスキャンチェーン S C を含むが、複数のスキャンチェーン S C の一部は、最大スキャンチェーン長よりも短い。最大スキャンチェーン長は、複数のスキャンチェーン S C の中で、最もフリップフロップの数の多いスキャンチェーンの長さを意味する。図 9 では、スキャンチェーン S C m 以外の複数のスキャンチェーン S C は同じスキャンチェーン長を有するが、スキャンチェーン S C m のみが、最大スキャンチェーン長を有しない。すなわち、図 9 では、二点鎖線で示す D F の箇所にリテンションフリップフロップ R F がなく、スキャンチェーン S C m は、リテンションフリップフロップ R F 2 個分の長さだけ、最大スキャンチェーン長よりも短い。

【 0 1 2 1 】

スキャンチェーン S C m では、最大スキャンチェーン長分のシフト動作が行われると、データがずれてスキャンチェーン S C m の入力にフィードバックされ、データがずれてしまう。

20

【 0 1 2 2 】

そこで、制御部 2 は、スキャンチェーン S C m の長さと最大スキャンチェーン長との差のリテンションフリップフロップ R F の数の分だけ (ここでは 2 個分だけ)、シフトイネーブル ( S E ) 信号を、マスクして出力しない。マスク処理は、制御部 2 のマスク回路 2 b により行われる。

【 0 1 2 3 】

すなわち、診断回路である制御部 2 は、複数のスキャンチェーン S C の中で、最大チェーン長に満たないスキャンチェーン S C に対して、最大チェーン長と、最大チェーン長に満たないスキャンチェーンのチェーン長との差の分だけスキャンシフトのためのシフトクロックをマスクするマスク回路 2 b を有する。

30

【 0 1 2 4 】

その結果、他のスキャンチェーン S C m では、最大スキャンチェーン長分のシフト動作が行われるが、制御部 2 は、スキャンチェーン S C m へのシフトイネーブル ( S E ) を、上述したように、最大チェーン長に満たないスキャンチェーンのチェーン長との差の分だけマスク処理を行うので、スキャンチェーン S C m 内では、データがずれないで、元のデータが復元される。

【 0 1 2 5 】

よって、各リテンションフリップフロップ R F のデータを復元するときに、最大チェーン長に満たないスキャンチェーン S C に対して、その差分だけ、シフトクロックであるシフトイネーブル ( S E ) 信号をマスクして与えて、正しい元のデータが復元される。

40

【 0 1 2 6 】

なお、図 9 は、第 3 の実施形態の半導体装置と同様の構成を有する半導体装置 1 D に、変形例 3 を適用した場合を示しているが、本変形例 3 は、第 1、第 2 の実施形態及び他の変形例の半導体装置にも適用可能である。

(変形例 4)

本変形例 4 は、変形例 3 の変形例である。変形例 3 では、最大チェーン長に満たないスキャンチェーン S C に対して、その差分だけ、シフトクロックであるシフトイネーブル ( S E ) 信号をマスクして与えていたが、本変形例 4 では、最大チェーン長に満たないス

50

キャンチェーンSCに対して、その差分に応じてダミーのフリップフロップを挿入する。

【0127】

図9の場合、二点鎖線で示すDFの2箇所、ダミーのフリップフロップが追加されて挿入される。各ダミーのフリップフロップは、「0」又は「1」を出力するように設定される。

【0128】

すなわち、半導体装置は、複数のスキャンチェーンSCの中で最大チェーン長に満たないスキャンチェーンに設けられ、最大チェーン長と、最大チェーン長に満たないスキャンチェーンのチェーン長とを等しくする1又は2以上のダミーのフリップフロップを有する。

10

【0129】

本変形例4に示すような最大チェーン長に満たないスキャンチェーンSCにおいても、正しい元のデータが復元される。

なお、図9は、第3の実施形態の半導体装置と同様の構成を有する半導体装置1Dに、変形例4を適用した場合を示しているが、本変形例4は、第1、第2の実施形態及び他の変形例の半導体装置にも適用可能である。

【0130】

以上のように、上述した各実施形態及び各変形例によれば、リテンションフリップフロップの保持部の保持性能、及びリテンションフリップフロップの退避動作及び復元動作に不良あるいは不具合がないか、を診断することができる半導体装置及び半導体集積回路の診断方法を提供することができる。

20

特に、信頼性が重視される車載製品としての半導体装置に搭載されるリテンションフリップフロップの診断などにおいて有効である。

【0131】

本発明のいくつかの実施形態を説明したが、これらの実施形態は、例として例示したものであり、発明の範囲を限定することは意図していない。これら新規な実施形態は、その他の様々な形態で実施されることが可能であり、発明の要旨を逸脱しない範囲で、種々の省略、置き換え、変更を行うことができる。これら実施形態やその変形は、発明の範囲や要旨に含まれると共に、特許請求の範囲に記載された発明とその均等の範囲に含まれる。

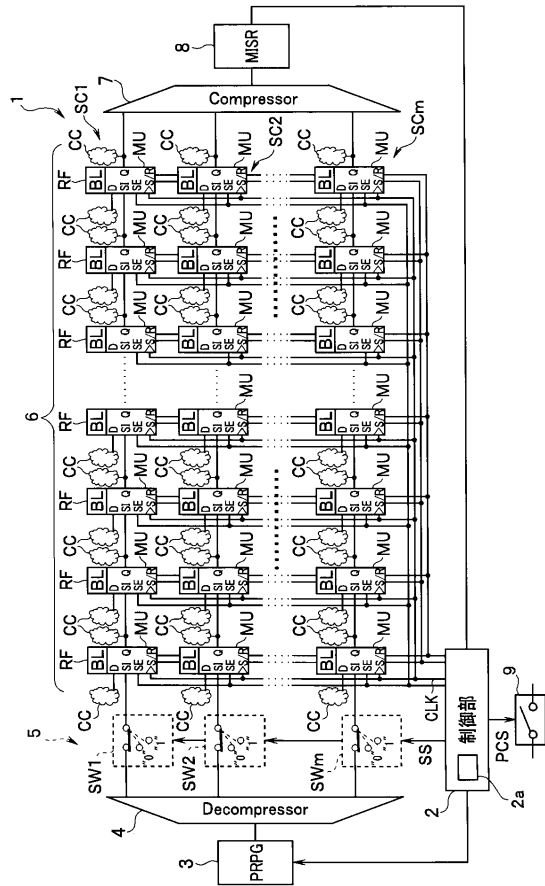
【符号の説明】

30

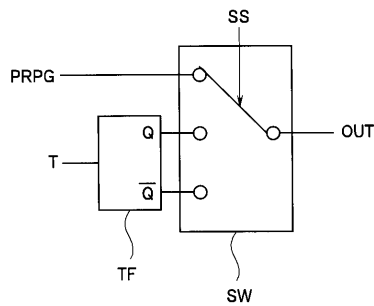
【0132】

1、1A、1B、1C、1D 半導体装置、2 制御部、2a ロジックBISTコントローラ、2b マスク回路、3 パターン発生回路、4 伸長器、5、5A、5B 選択器、6 スキャンチェーン、7 圧縮器、9 電源スイッチ、10 レジスタ、11、12 AND回路。

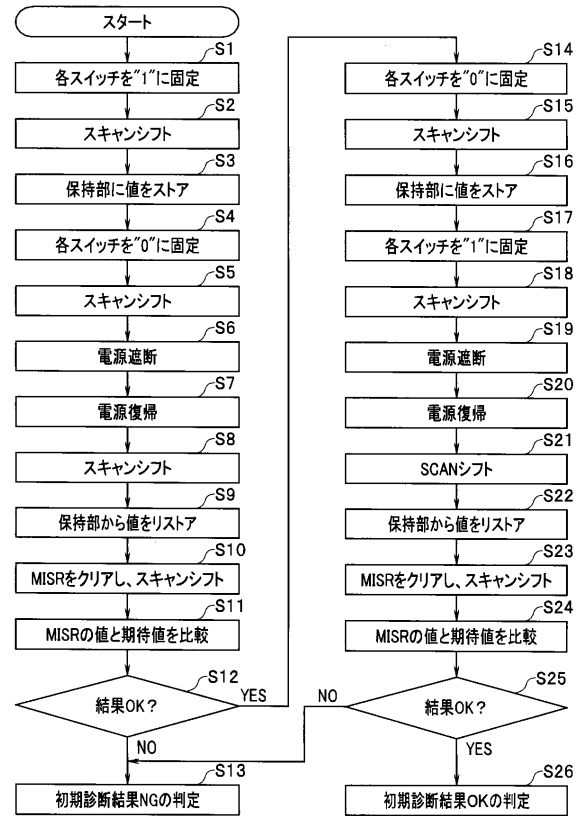
【 図 1 】



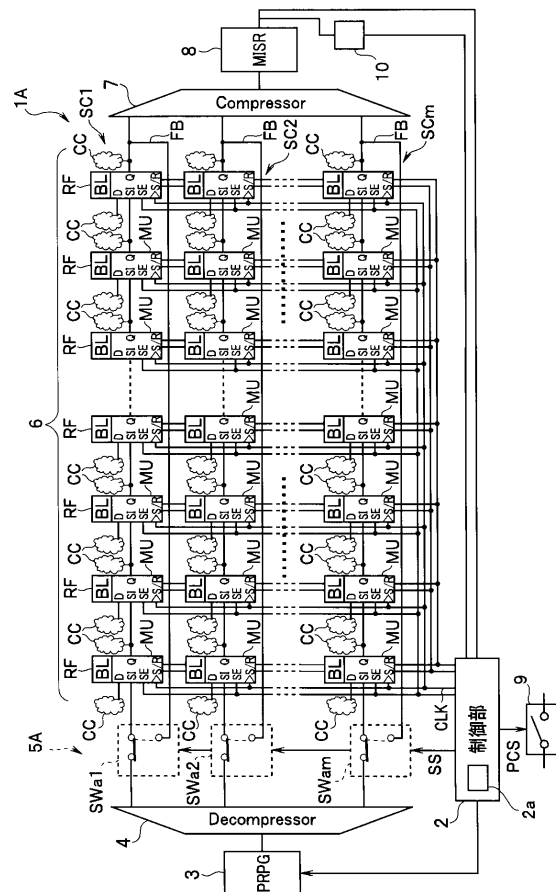
【 図 3 】



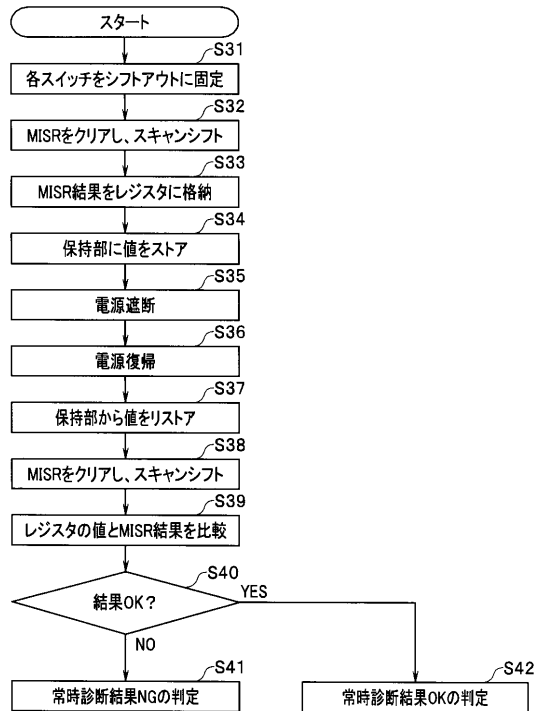
【 図 2 】



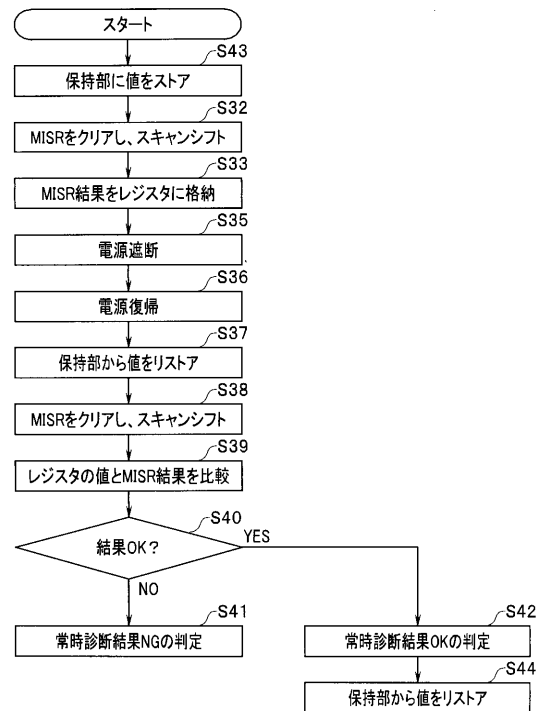
【 図 4 】



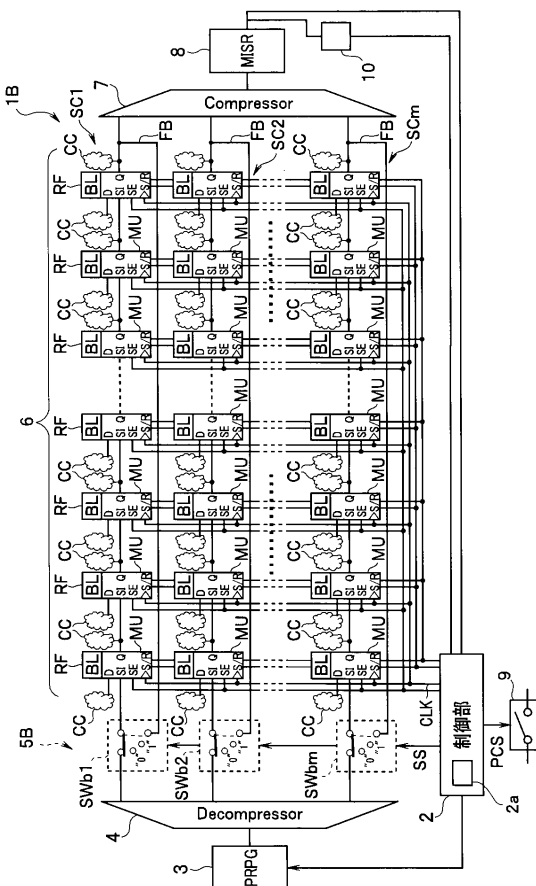
【図 5】



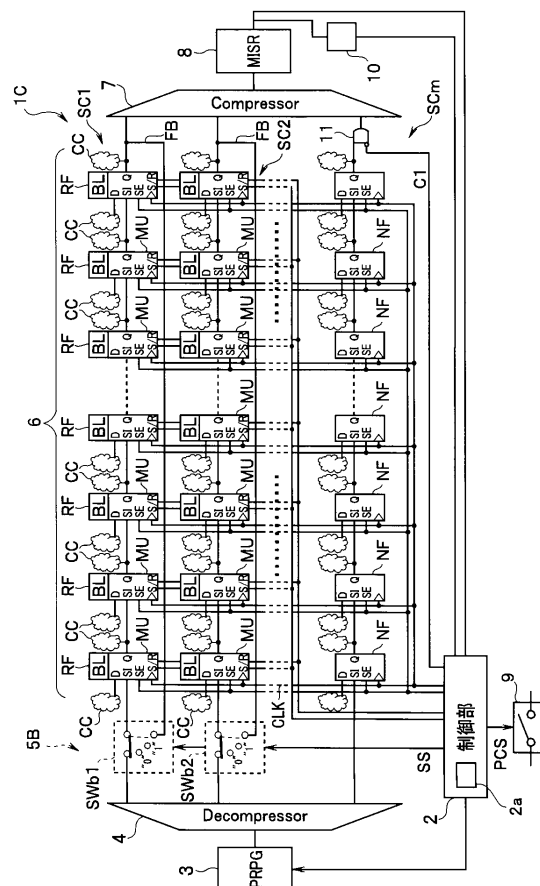
【図 5 A】



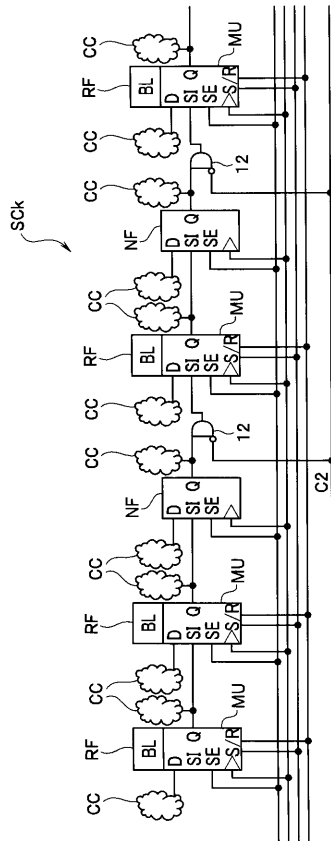
【図 6】



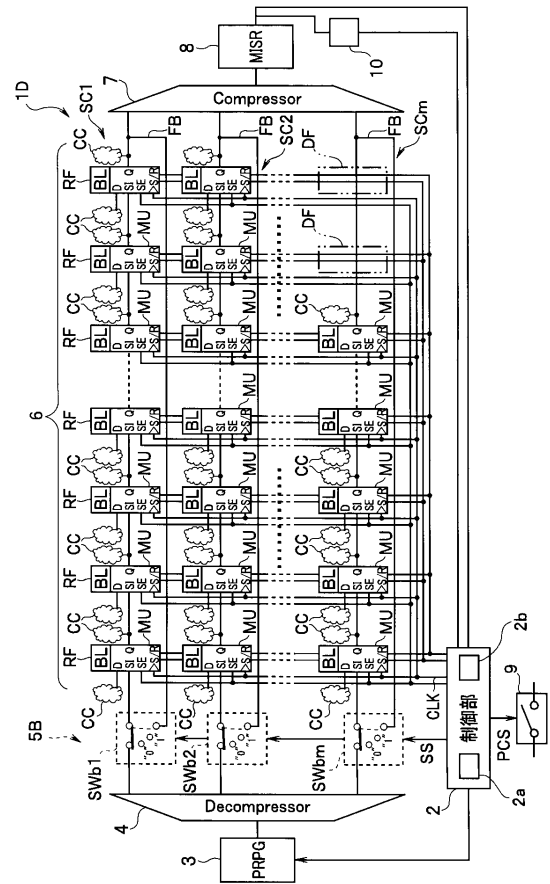
【図 7】



【圖 8】



【 図 9 】



---

フロントページの続き

- (56)参考文献 米国特許出願公開第2008/0115024(US,A1)  
特開2002-236144(JP,A)  
米国特許出願公開第2009/0326854(US,A1)  
特開2014-185981(JP,A)  
米国特許第08296703(US,B1)

(58)調査した分野(Int.Cl., DB名)

G 0 1 R	3 1 / 2 8
H 0 1 L	2 1 / 8 2 2
H 0 1 L	2 7 / 0 4