

【公報種別】特許法第 17 条の 2 の規定による補正の掲載
 【部門区分】第 7 部門第 3 区分
 【発行日】平成 25 年 2 月 28 日 (2013.2.28)

【公表番号】特表 2012-516096 (P2012-516096A)
 【公表日】平成 24 年 7 月 12 日 (2012.7.12)
 【年通号数】公開・登録公報 2012-027
 【出願番号】特願 2011-546781 (P2011-546781)
 【国際特許分類】

H 0 4 J 11/00 (2006.01)

H 0 4 B 1/7115 (2011.01)

H 0 4 J 99/00 (2009.01)

H 0 4 B 7/04 (2006.01)

【 F I 】

H 0 4 J 11/00 Z

H 0 4 J 13/00 4 3 7

H 0 4 J 15/00

H 0 4 B 7/04

【手続補正書】

【提出日】平成 25 年 1 月 10 日 (2013.1.10)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

複数の受信器アンテナを有する通信装置での使用に適した、遅延スプレッド補償の方法であって、

送信信号に対応する信号要素を含むと共に対応する遅延スプレッドを有する個別のチャネルインパルス応答を経ており、それぞれが信号の各時間インデックス n に対する複素同相 / 直交サンプル

$$(y_n^0, \dots, y_n^{N_{RX}-1})$$

からなる複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) を、それぞれ個別のアンテナを介して受信するステップ (310、410) と、

前記チャネルインパルス応答の各々の推定値を決定するステップ (320、420) と

、

前記チャネルインパルス応答の前記推定値に基づいて事後符号化行列 (M) を計算するステップ (340、440) と、

少なくとも第 1 の遅延スプレッド補償信号

$$(RX1', RX2', \bar{Y}_n)$$

を形成するために、前記事後符号化行列 (M) を用いて、

$$Y_n = \begin{bmatrix} y_n^0 \\ \vdots \\ y_n^{N_{RX}-1} \end{bmatrix}$$

を時間インデックス n に対する前記複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) のそれぞれに対する前記複素同相 / 直交サンプルよりなるベクトルとしたときの、式

$$\bar{Y}_n = M \cdot Y_n$$

を用いることにより、前記複数の受信信号を事後符号化するステップ (350、450) と、

を有することを特徴とする方法。

【請求項 2】

それぞれのチャネルインパルス応答に対応する少なくとも 1 つの前記遅延スプレッドが、遅延スプレッド閾値より大きいかを判定するステップ (330、430) と、

少なくとも 1 つの前記遅延スプレッドが前記遅延スプレッド閾値より大きいと判定された場合に、

前記チャネルインパルス応答の前記推定値に基づいて、事後符号化行列を計算するステップ (340、440) と、

少なくとも第 1 の遅延スプレッド補償信号

$$(RX1', RX2', \bar{Y}_n)$$

を形成するために、前記事後符号化行列を用いて、前記複数の受信信号を事後符号化するステップ (350、450) と、

を実行するステップと、

をさらに有することを特徴とする請求項 1 に記載の方法。

【請求項 3】

前記少なくとも第 1 の遅延スプレッド補償信号は、前記受信信号と同数の複数の遅延スプレッド補償信号を含むことを特徴とする請求項 1 又は 2 に記載の方法。

【請求項 4】

前記事後符号化行列は前記チャネルインパルス応答推定値の要素の値およびタイミングに基づいて計算されることを特徴とする請求項 1 に記載の方法。

【請求項 5】

前記事後符号化行列 (M) を計算するステップは、前記チャネルインパルス応答推定値 (H_{12} 、 H_{22}) の前記要素を含む行列

$$H_2 = \begin{bmatrix} H_{12} \\ H_{22} \end{bmatrix}$$

に対して、 $H_2 = U S V^H$ である場合の式

$$\bar{M} = U^H M$$

を用いることにより、特異値分解を実行することを含むことを特徴とする請求項 4 に記載の方法。

【請求項 6】

前記チャネルインパルス応答推定値の前記要素は、要素の少なくとも 2 つの部分集合に配置され、事後符号化行列は当該部分集合に基づいて計算されることを特徴とする請求項 4 に記載の方法。

【請求項 7】

前記要素の少なくとも 2 つの部分集合の各々

$$\left(H_1 = \begin{bmatrix} H_{11} \\ H_{21} \end{bmatrix}, H_2 = \begin{bmatrix} H_{12} \\ H_{22} \end{bmatrix} \right)$$

は個別の行列に配置され、前記事後符号化行列 (M) を計算するステップは、 U_1 と U_2 とを対応する U 行列とし、 H はエルミート転置を表し、 $U_1(:, 1)$ は U_1 の第 1 列を意味し、 $U_2(:, 2)$ は U_2 の第 2 列を意味する時の、 $M = [U_1(:, 2), U_2(:, 2)]$

」を用いることにより、前記個別の行列のそれぞれに対して特異値分解を実行することを
含むことを特徴とする請求項 6 に記載の方法。

【請求項 8】

前記送信信号は直交周波数分割変調信号であることを特徴とする請求項 1 から 7 のいずれか 1 項に記載の方法。

【請求項 9】

前記遅延スプレッド閾値は、前記直交周波数分割変調信号のサイクリックプレフィックス長に対応することを特徴とする請求項 2 に従属する請求項 8 に記載の方法。

【請求項 10】

前記チャネルインパルス応答推定値の前記要素は 2 つの部分集合 (1 1 0 、 1 2 0) に配置され、第 1 の部分集合 (1 1 0) は前記直交周波数分割変調信号のサイクリックプレフィックスの範囲内にある要素を含み、第 2 の部分集合 (1 2 0) は残りの要素を含む、ことを特徴とする請求項 6 に従属する請求項 8 に記載の方法。

【請求項 11】

少なくとも第 1 の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第 1 の遅延スプレッド補償信号を処理するステップ (3 6 0 、 4 6 0) をさらに有し、
前記少なくとも第 1 の遅延スプレッド補償信号を処理する前記ステップは、前記少なくとも第 1 の遅延スプレッド補償信号にフーリエ変換を適用すること (4 6 0) を含む、
ことを特徴とする請求項 8 に記載の方法。

【請求項 12】

少なくとも第 1 の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第 1 の遅延スプレッド補償信号を処理するステップ (3 6 0 、 4 6 0) をさらに有し、
前記少なくとも第 1 の遅延スプレッド補償信号を処理する前記ステップは、
前記複数の遅延スプレッド補償信号の各々に関してフーリエ変換ウィンドウの位置を決めるステップ (4 5 5) と、

それぞれの前記フーリエ変換ウィンドウの前記位置に基づいて、前記複数の遅延スプレッド補償信号のそれぞれにフーリエ変換を適用するステップ (4 6 0) と、

を有し、

前記フーリエ変換ウィンドウのそれぞれは、対応する遅延スプレッドが補償されたチャネルインパルス応答に基づいて位置が決定される、

ことを特徴とする請求項 3 に従属する請求項 8 に記載の方法。

【請求項 13】

前記送信信号は符号分割多元接続信号または広帯域符号分割多元接続信号であることを特徴とする請求項 1 から 7 のいずれか 1 項に記載の方法。

【請求項 14】

少なくとも第 1 の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第 1 の遅延スプレッド補償信号を処理するステップ (3 6 0 、 4 6 0) をさらに備え、
前記少なくとも第 1 の遅延スプレッド補償信号を処理するステップは、

R A K E 処理を実行するステップ、

一般化 R A K E 処理を実行するステップ、

チップ等化を実行するステップ

の少なくとも 1 つを含む、

ことを特徴とする請求項 13 に記載の方法。

【請求項 15】

プログラム命令を有すると共に通信装置のデータ処理部にロード可能なコンピュータプログラムを有するコンピュータ可読媒体であって、

前記通信装置は、複数の受信器アンテナを備え、送信信号に対応する信号要素を含むと共に対応する遅延スプレッドを有する個別のチャネルインパルス応答を経ており、それぞれが信号の各時間インデックス n に対する複素同相 / 直交サンプル

$$(y_n^0, \dots, y_n^{N_{RX}-1})$$

からなる複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) を、それぞれ個別のアンテナを介して受信するように適合され、

前記コンピュータプログラムは、前記コンピュータプログラムが前記データ処理部で実行される場合、

前記チャネルインパルス応答の各々の推定値を決定するステップと、

前記チャネルインパルス応答の前記推定値に基づいて事後符号化行列 (M) を計算するステップと、

少なくとも第 1 の遅延スプレッド補償信号

$$(RX1', RX2', \bar{Y}_n)$$

を形成するために、前記事後符号化行列 (M) を用いて、

$$Y_n = \begin{bmatrix} y_n^0 \\ \vdots \\ y_n^{N_{RX}-1} \end{bmatrix}$$

を時間インデックス n に対する前記複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) のそれぞれに対する前記複素同相 / 直交サンプルよりなるベクトルとしたときの、式

$$\bar{Y}_n = M \cdot Y_n$$

を用いることにより、前記複数の受信信号を事後符号化するステップと、

の少なくとも 1 つを前記データ処理部に実行させる、

ことを特徴とするコンピュータ可読媒体。

【請求項 16】

複数の受信器アンテナ (501、502) を有する通信装置に対する、遅延スプレッド補償の処理装置であって、

送信信号に対応する信号要素を含むと共に対応する遅延スプレッドを有する個別のチャネルインパルス応答を経ており、それぞれが信号の各時間インデックス n に対する複素同相 / 直交サンプル

$$(y_n^0, \dots, y_n^{N_{RX}-1})$$

からなる複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) を、それぞれ個別のアンテナを介して受信する 1 以上の受信器 (211、212、510、511、520、521) と、

前記チャネルインパルス応答の各々の推定値を決定する 1 以上のチャネル推定器 (581、582、541) と、

前記チャネルインパルス応答の前記推定値に基づいて事後符号化行列 (M) を計算する計算回路 (220、530、531) と、

少なくとも第 1 の遅延スプレッド補償信号

$$(RX1', RX2', \bar{Y}_n)$$

を形成するために、前記事後符号化行列 (M) を用いて、

$$Y_n = \begin{bmatrix} y_n^0 \\ \vdots \\ y_n^{N_{RX}-1} \end{bmatrix}$$

を時間インデックス n に対する前記複数 (N_{RX}) の信号 ($RX1$ 、 $RX2$) のそれぞれに対する前記複素同相 / 直交サンプルよりなるベクトルとしたときの、式

$$\bar{Y}_n = M \cdot Y_n$$

を用いることにより、前記複数の受信信号を事後符号化する事後符号化回路（２２０、５３０、５３１）と、

を有することを特徴とする装置。

【請求項１７】

それぞれのチャネルインパルス応答に対応する少なくとも１つの前記遅延スプレッドが遅延スプレッド閾値より大きいかを判定する判定回路（５４０、５４１）をさらに備え、少なくとも１つの前記遅延スプレッドが前記遅延スプレッド閾値より大きい場合にのみ、前記計算回路と前記事後符号化回路とが動作可能である、ことを特徴とする請求項１６に記載の装置。

【請求項１８】

前記少なくとも第１の遅延スプレッド補償信号は、前記受信信号と同数の複数の遅延スプレッド補償信号を含むことを特徴とする請求項１６又は１７に記載の装置。

【請求項１９】

前記送信信号は直交周波数分割変調信号であることを特徴とする請求項１６から１８のいずれか１項に記載の装置。

【請求項２０】

少なくとも第１の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第１の遅延スプレッド補償信号を処理する処理回路をさらに備え、前記処理回路は、少なくとも１つのフーリエ変換部（５７１、５７２、５７３、５７４）を含む、ことを特徴とする請求項１９に記載の装置。

【請求項２１】

少なくとも第１の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第１の遅延スプレッド補償信号を処理する処理回路をさらに有し、前記処理回路は、

前記複数の遅延スプレッド補償信号の各々に関してそれぞれのフーリエ変換ウィンドウの位置を決めるウィンドウ配置回路（５６１、５６２、５６３、５６４）と、

それぞれの前記フーリエ変換ウィンドウの前記位置に基づいて、前記複数の遅延スプレッド補償信号のそれぞれにフーリエ変換を適用する少なくとも１つのフーリエ変換部（５７１、５７２、５７３、５７４）と、

を備え、

前記フーリエ変換ウィンドウのそれぞれは、対応する遅延スプレッドが補償されたチャネルインパルス応答に基づいて位置が決定される、

ことを特徴とする請求項１８に従属する請求項２０に記載の装置。

【請求項２２】

前記送信信号は符号分割多元接続信号または広帯域符号分割多元接続信号であることを特徴とする請求項１６から１９のいずれか１項に記載の装置。

【請求項２３】

少なくとも第１の処理された遅延スプレッド補償信号を形成するために、前記少なくとも第１の遅延スプレッド補償信号を処理する処理回路をさらに備え、

前記処理回路は、

R A K E 処理回路、

一般化 R A K E 処理回路、

チップ等化器

の少なくとも１つを備える、

ことを特徴とする請求項２２に記載の装置。

【請求項２４】

請求項１６から２３のいずれか１項に記載の装置を備える通信装置（８００）。

【手続補正 2】

【補正対象書類名】明細書

【補正対象項目名】0 0 7 2

【補正方法】変更

【補正の内容】

【0 0 7 2】

事後符号化（例えばステップ 3 5 0 および 4 5 0）は、いくつかの実施形態において、受信された I Q（同相 / 直交）サンプル Y_n と事後符号化行列 M との行列積

$$\bar{Y}_n = M \cdot Y_n$$

を含むように適合されてもよい。なお、

$$Y_n = \begin{bmatrix} y_n^0 \\ \vdots \\ y_n^{N_{RX}-1} \end{bmatrix}$$

は、 N_{RX} 本の $R \times X$ ブランチおよび時間インデックス n における複素 I Q サンプルのベクトルである。

【手続補正 3】

【補正対象書類名】明細書

【補正対象項目名】0 0 7 3

【補正方法】変更

【補正の内容】

【0 0 7 3】

事後符号化（例えばステップ 3 5 0 および 4 5 0）は、いくつかの実施形態において、受信された I Q（同相 / 直交）サンプル Y_n の他次元フィルタ F 、例えば

$$\bar{Y}_n = F(Y_n)$$

を含むように適合されてもよい。ただし、

$$Y_n = \begin{bmatrix} y_n^0 \\ \vdots \\ y_n^{N_{RX}-1} \end{bmatrix}, \bar{Y}_n = \begin{bmatrix} \bar{y}_n^0 \\ \vdots \\ \bar{y}_n^{N_{RX}-1} \end{bmatrix}, \text{ および (例えば) } \bar{y}_n^i = f(y_n^i, \bar{y}_n^i)$$

である。