

(19) 대한민국특허청(KR)

(12) 공개특허공보(A)

(51) Int. Cl.⁵
H04N 7/01

(11) 공개번호 특1994-0010771
(43) 공개일자 1994년05월26일

(21) 출원번호	특1992-0019987
(22) 출원일자	1992년 10월 29일
(71) 출원인	삼성전자 주식회사 윤종용
(72) 발명자	경기도 수원시 권선구 매탄동 416번지 이창준
(74) 대리인	경기도 수원시 장안구 정자동 동신아파트 212동 910호 이영필, 최덕용

심사청구 : 있음

(54) 뮤즈디코더(MUSE DECODER)의 필드간(間) 내삽회로

요약

필드간 내삽회로는 뮤즈디코더에 있어서 시간적으로 이웃하는 전필드의 두 화소정보 및 공간적으로 이웃하는 현 필드의 두 화소정보를 내삽처리에 이용하는 것이다. 이를 위하여 인가하는 입력신호의 전필드에 대하여 수직공간적으로 이웃하는 두 화소값을 이용하여 내삽코자 하는 제1화소의 값으로 출력하기 위하여 1라인 지연기를 이용하는 제1연산처리수단; 입력신호의 현필드에 대하여 수평적으로 이웃하는 두 화소값을 이용하여 내삽코자 하는 제2화소의 값으로 출력하기 위하여 연산처리하는 제2연산처리수단; 제1연산처리수단 및 제2연산처리수단에서 출력되는 신호를 합산하고 반으로 나누어 제3화소값으로 출력하기 위한 제3연산처리수단; 제1연산처리수단, 제2연산처리수단 및 제3연산처리수단의 화소값중 중간값을 검출하기 위한 중간값검출수단; 입력신호의 내삽코자 하는 화소의 위치에서 중간값검출수단의 출력신호를 선택하여 출력하기 위한 선택기를 포함하도록 구성된다.

대표도

도2

명세서

[발명의 명칭]

뮤즈디코더(MUSE DECODER)의 필드간(間) 내삽회로

[도면의 간단한 설명]

제2도는 본 발명에 따른 필드간 내삽회로,

제3도는 입력신호의 샘플구조.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

뮤즈 디코더의 필드간 내삽회로에 있어서; 인가되는 입력신호를 1필드기간만큼 지연하기 위한 1필드지연기와, 현재 인가되는 영상신호에서 검출된 동백터 신호에 의하여 1필드지연기에서 출력되는 신호에 대한 동보상을 하기 위한 동보상기와, 동보상기의 출력신호가 입력되면 현필드의 내삽코자 하는 화소와 수직적으로 이웃하는 전필드의 두 화소값을 이용하여 내삽코자하는 제1화소의 값으로 출력하기 위한 1라인지연기를 이용하는 제1연산처리수단과, 상기 입력신호의 현필드의 내삽코자 하는 화소와 수평적으로 이웃하는 현필드의 두화소값을 이용하여 내삽코자 하는 화소와 수평적으로 이웃하는 현필드의 두 화소값을 이용하여 내삽코자 하는 제2화소의 값으로 출력하기 위하여 연산처리하는 제2연산처리수단과, 상기 제1 및 제2연산처리수단에서 출력되는 신호를 합산하고 반으로 나누어 내삽코자 하는 제3화소값으로 출력하기 위한 제3연산처리수단과, 상기 제1연산처리수단에서 출력되는 제1화소값과 상기 제2연산처리수단에서 출력되는 제2화소값과, 상기 제3연산처리수단에서 출력되는 제3화소값중에서 중간값을 검출하기 위한 중간값검출수단과, 상기 입력신호에 화소의 값이 존재하는 경우에는 입력신호를 바로 출력시키고 화소의 값이 존재하지 않는 경우에는 중간값검출수단의 출력신호를 출력시키는 선택기를 포함함을 특징으로 하

는 필드간 내삽회로.

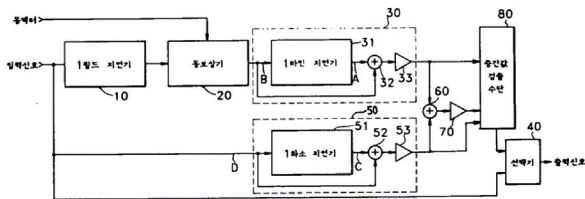
청구항 2

제1항에 있어서, 상기 제2연산처리수단은 상기 입력신호에 대하여 제1화소단위로 지연하기 위한 제1화소 지연기와, 1화소지연기에서 출력되는 신호와 상기 입력신호를 더하기 위한 합산기와, 합산기에서 출력된 신호를 반으로 나누도록 승산하여 내삽코자 하는 화소의 값을 출력하기 위한 승산기로 이루어짐을 특징으로 하는 필드간 내삽회로.

※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면2



도면3

