

(19) 日本国特許庁(JP)

(12) 公表特許公報(A)

(11) 特許出願公表番号

特表2012-505432  
(P2012-505432A)

(43) 公表日 平成24年3月1日(2012.3.1)

(51) Int.Cl.	F I	テーマコード (参考)
<b>G09G 3/36 (2006.01)</b>	G09G 3/36	2K103
<b>H04N 9/31 (2006.01)</b>	H04N 9/31 Z	5C006
<b>G09G 3/34 (2006.01)</b>	G09G 3/34 D	5C060
<b>G09G 3/20 (2006.01)</b>	G09G 3/34 J	5C080
<b>G03B 21/00 (2006.01)</b>	G09G 3/20 641E	
審査請求 未請求 予備審査請求 未請求 (全 34 頁) 最終頁に続く		

(21) 出願番号 特願2011-531187 (P2011-531187)  
 (86) (22) 出願日 平成21年10月8日 (2009.10.8)  
 (85) 翻訳文提出日 平成23年4月11日 (2011.4.11)  
 (86) 国際出願番号 PCT/US2009/060071  
 (87) 国際公開番号 W02010/042771  
 (87) 国際公開日 平成22年4月15日 (2010.4.15)  
 (31) 優先権主張番号 12/249,695  
 (32) 優先日 平成20年10月10日 (2008.10.10)  
 (33) 優先権主張国 米国 (US)

(71) 出願人 507349503  
 オステンド・テクノロジーズ・インコーポ  
 レーテッド  
 アメリカ合衆国・92011・カリフォル  
 ニア州・カールスバッド・パセオ デル ノ  
 ルテ・6185・スイート 200  
 (74) 代理人 100064621  
 弁理士 山川 政樹  
 (74) 代理人 100098394  
 弁理士 山川 茂樹  
 (72) 発明者 エルゴローリー, フセイン・エス  
 アメリカ合衆国・92009・カリフォル  
 ニア州・カールスバッド・スプーンビル  
 レーン・7275

最終頁に続く

(54) 【発明の名称】 原色の階層的時間多重化を使用する投影型表示システム

(57) 【要約】

本発明は、色品質および安定性ばかりでなく、明度および表示システムの効率も改善するために、SSLベースの表示システムの固有原色を高速に階層的な多重化するための装置、方法、およびシステムについて説明する。

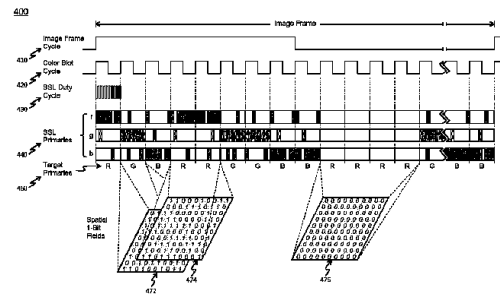


FIG. 4

**【特許請求の範囲】****【請求項 1】**

固体光ベースの投影型表示システムであって、

複数のカラー・スロットそれぞれにおいて複数のピクセルを照明する複数のピクセル照明デバイスであって、各ピクセルがデジタル的に制御可能なオン/オフ状態を有し、前記ピクセル照明デバイスとして固体光源を使用する、複数のピクセル照明デバイスと、

前記複数のデジタル的に制御可能なピクセルによって生成された画像を拡大するように光学的に結合される投影光学系と、

前記デジタル的に制御可能な各ピクセルの前記オン/オフ状態を制御するために前記ピクセル照明デバイスに結合されるパルス幅変調 (PWM) ブロックと、

デジタル画像データおよび多数の他の外部入力を受けて、制御信号および同期信号の提供を前記複数のピクセル照明デバイスおよび前記 PWM 変調機能ブロックに対して行うように結合された階層的な多重化ブロックにして、前記複数のデジタル的に制御可能なピクセルに前記画像データに応答して画像を生成させる階層的な多重化ブロックとを備えて成る、固体光ベースの投影型表示システム。

10

**【請求項 2】**

前記階層的な多重化機能ブロックが、外部的に提供される画像フレーム・サイクル信号を受け入れ、2つの低層同期信号を生成するように結合され、第1の同期信号は、前記画像フレーム・サイクルを構成するカラー・スロットのタイミングを伝達し、第2の同期信号は、前記複数のカラー・スロットの各々における前記デジタル的に制御可能なピクセルの同時オン/オフ・デューティ・サイクルのタイミングを伝達する、請求項1に記載の固体光ベースの投影型表示。

20

**【請求項 3】**

前記複数のピクセル照明デバイスが、各ピクセルに多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける前記ピクセル照明デバイスの各ピクセルの前記オン/オフ状態の時間制御のための時間制御信号を受け取るように電氣的に結合される、請求項2に記載の固体光ベースの投影型表示システム。

**【請求項 4】**

前記ピクセル照明デバイスが、異なるカラー・スロット・サイクルの間に、異なる光原色のために異なるオン/オフ・デューティ・サイクルで同時に動作する、請求項3に記載の固体光ベースの投影型表示システム。

30

**【請求項 5】**

前記階層的な多重化機能ブロックが、目標白色点を合成するのに必要な、前記ピクセル照明デバイスの光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算する、請求項4に記載の固体光ベースの投影型表示システム。

**【請求項 6】**

前記パルス幅変調 (PWM) ブロックが、各画像ピクセルのオン/オフ状態を指定する1ビット・フィールドと、カラー・スロット同期信号と、前記デジタル的に制御可能なピクセルを制御するために前記画像ピクセル・オン/オフ状態1ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合される、請求項2に記載の固体光ベースの投影型表示システム。

40

**【請求項 7】**

前記複数のピクセル照明デバイスが各々、多数の光原色の1つを提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける各ピクセル照明デバイスの前記オン/オフ状態の時間制御のための時間制御信号を受け取るように電氣的に結合され、

前記階層的な多重化機能ブロックが、前記デジタル画像ピクセルの各々の前記オン/オフ状態を指定する1ビット・フィールドと、伝達される前記1ビット・フィールド・データ

50

に適用するカラー・スロット・サイクルの数を指定する前記デジタル制御ワードの、前記パルス幅変調（P W M）機能ブロックへの提供と同期して、前記オン／オフ状態時間制御信号を前記ピクセル照明デバイスに提供するように結合される、

請求項 6 に記載の固体光ベースの投影型表示システム。

【請求項 8】

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン／オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける前記ピクセル照明デバイスの前記オン／オフ・デューティ・サイクルの時間制御を可能にするように電氣的に結合され、

前記階層的な多重化機能ブロックが、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の明度および色度（固体光源色再現域）を指定する外部信号を受け入れ、

前記表示システムのための目標色再現域を定義する原色の明度および色度を指定する外部信号を受け入れ、

前記表示システムのための目標白色点の明度および色度を指定する外部信号を受け入れるように結合される、

請求項 2 に記載の固体光ベースの投影型表示システム。

【請求項 9】

前記固体光源が、固体光源色再現域を有し、前記目標色再現域が、前記固体光源色再現域内に完全に含まれる、請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 10】

前記目標色再現域が、N T S C または H D T V 表示システム色再現域標準である、請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 11】

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン／オフ・デューティ・サイクルの前記タイミングと同期した、複数のカラー・スロットの各々における各ピクセル照明デバイスの前記オン／オフ状態の時間制御を可能にするように電氣的に結合され、

前記階層的な多重化機能ブロックが、前記目標色再現域を定義する前記原色の各々を合成するのに必要な、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の、前記カラー・スロットの各々の間の、前記同時オン／オフ・デューティ・サイクルを計算するように結合される、

請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 12】

前記階層的な多重化機能ブロックが、各画像フレーム・サイクル内において、多数のカラー・スロットを前記合成原色の各々に割り当てる、請求項 11 に記載の固体光ベースの投影型表示システム。

【請求項 13】

前記パルス幅変調（P W M）ブロックが、各画像ピクセルのオン／オフ状態を指定する 1 ビット・フィールドと、カラー・スロット同期信号と、前記各ピクセルの前記状態を制御するために前記画像ピクセル・オン／オフ状態 1 ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合され、

割り当てられたカラー・スロットの数が、前記 1 ビット・フィールドを使用する前記デジタル画像データ内の前記画像ピクセルの各グレースケール値の複数ビット・ワードの値を伝達する、

請求項 12 に記載の固体光ベースの投影型表示システム。

【請求項 14】

前記カラー・スロットが、前記目標色再現域原色を合成するための多数の前記ピクセル照明デバイス・オン／オフ・デューティ・サイクルから成る、請求項 8 に記載の固体光ベースの投影型表示システム。

10

20

30

40

50

## 【請求項 15】

前記階層的な多重化機能ブロックが、同じ合成原色に割り当てられるカラー・スロットの過剰な時間的連続性によって引き起こされる時間スパイクを低減するために、前記目標色再現域原色に割り当てられた前記カラー・スロットをインタリーブする、

請求項 8 に記載の固体光ベースの投影型表示システム。

## 【請求項 16】

前記パルス幅変調 (PWM) ブロックが、各画像ピクセルのオン/オフ状態を指定する 1 ビット・フィールドと、カラー・スロット同期信号と、前記各ピクセルの反射状態を制御するために前記画像ピクセル・オン/オフ状態 1 ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合され、

前記階層的な多重化機能ブロックが、前記各画像ピクセルについてゼロ値を含む 1 ビット・フィールドに関連するすべての前記合成原色に割り当てられた前記カラー・スロットの間、前記ピクセル照明デバイスのすべてをオフにすることによって黒原色を挿入する、

請求項 8 に記載の固体光ベースの投影型表示システム。

## 【請求項 17】

前記階層的な多重化機能ブロックが、

色再現域制御レベルと呼ばれる第 1 の処理レベルでは、目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの各々の同時オン/オフ・デューティ・サイクルが、外部入力によって提供される前記ピクセル照明デバイスの固有原色の色度値および明度値を、外部入力によって提供される前記目標色再現域原色の色度値および明度値にマッピングすることによって計算され、

白色点制御レベルと呼ばれる第 2 の処理レベルでは、前記第 1 の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが、外部入力によって提供される必要な白色点の色度値および明度値を含むように変更され、

明度制御レベルと呼ばれる第 3 の処理レベルでは、前記第 2 の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが、外部入力によって提供される前記表示システムの白色点の明度の調整を含むようにさらに変更されることによって

3 つのレベルの処理を実施する、請求項 2 に記載の固体光ベースの投影型表示システム。

## 【請求項 18】

前記階層的な多重化機能ブロックが、2 つの処理モジュールから成り、

時間変調モジュールと呼ばれる、各レベルの第 1 の処理モジュールにおいて、前記目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが計算され、

明度モジュールと呼ばれる、第 2 の処理モジュールにおいて、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルが、前記表示システムの白色点明度を合成するために変更される、

請求項 17 に記載の固体光ベースの投影型表示システム。

## 【請求項 19】

前記階層的な多重化機能ブロックが、前記 3 つのレベルの処理を実施し、各処理レベルが、前記表示システムの目標色再現域、白色点、または明度のうちの 1 つの特性のみを制御する独立したレベルであり、

前記第 2 および第 3 の処理レベルの各々が、より高位の処理レベルにおいて設定された前記表示システムの前記特性を変更しないことによって不変なレベルであり、

各処理レベルが、前記処理レベルの各々が同じ 2 つの処理モジュールを使用するが、前記表示システムの異なる特性に影響を及ぼすための異なる入力を有する、不変な処理である、

請求項 17 に記載の固体光ベースの投影型表示システム。

## 【請求項 20】

10

20

30

40

50

前記階層的多重化機能ブロックが、前記3つのレベルの処理を実施し、前記色再現域制御および白色点制御レベルの各々が、これらのオン/オフ・デューティ・サイクルの最大のもを前記固体光ベースの投影型表示システムのための最大値に合わせるように、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルをスケールアップすることによって、前記表示システムの前記明度を最大化する、請求項17に記載の固体光ベースの投影型表示システム。

【請求項21】

前記処理レベルが、前記画像データのグレースケール値にバイアスをかけることなく、またはグレースケール値を変更することなく、前記ピクセル照明デバイスの前記オン/オフ・デューティ・サイクルのみを調整することによって、前記表示システムの色再現域および白色点の明度および色度の制御を可能にする、請求項17に記載の固体光ベースの投影型表示システム。

10

【請求項22】

より高いオン/オフ・デューティ・サイクルでの前記ピクセル照明デバイスの動作のため、前記処理レベルが、固体光デバイスを色順次方式で直接的に使用する表示システムよりも高いレベルの明度および電力変換効率を、前記固体光ベースの投影型表示システムが達成することを可能にする、請求項17に記載の固体光ベースの投影型表示システム。

【請求項23】

前記ピクセル照明デバイスが、固体光源と、各ピクセルの反射状態の時間制御のために結合される、複数のマイクロ・ミラーまたは複数の液晶セルから成る、反射型の映像デバイスを含む、請求項1に記載の固体光ベースの投影型表示システム。

20

【請求項24】

目標色再現域を定義する前記原色が、少なくとも赤、緑、ブルー・シアン、マゼンタ、および黄を含む、請求項1に記載の固体光ベースの投影型表示システム。

【請求項25】

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、複数のカラー・スロットの各々における各ピクセル照明デバイスのオン/オフ状態の時間制御を可能にするように電氣的に結合され、

前記階層的多重化機能ブロックが、外部的に提供される画像フレーム・サイクル信号を受け入れ、2つの低層同期信号を生成するように結合され、第1の同期信号は、前記画像フレーム・サイクルを備えるカラー・スロットの前記タイミングを伝達し、第2の同期信号は、前記複数のカラー・スロットの各々における前記ピクセル照明デバイスの同時オン/オフ・デューティ・サイクルの前記タイミングを伝達し、また前記階層的多重化機能ブロックが、前記目標色再現域を定義する前記原色の各々を合成するのに必要な、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算し、

30

前記階層的多重化機能ブロックが、前記目標白色点を合成するのに必要な、前記ピクセル照明デバイスの光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算し、

40

前記階層的多重化機能ブロックが、前記画像フレーム・サイクルの間に、各合成目標原色の飽和レベルの制御を可能にするのに十分な多数の前記カラー・スロットを合成目標白色点に割り当てる、

請求項1に記載の固体光ベースの投影型表示システム。

【請求項26】

表示される画像にわたって色および明度の均一性を達成するために、マルチプロジェクタ・アレイ(タイル張り)表示システムにおいて数多く使用される、請求項1に記載の固体光ベースの投影型表示システム。

【請求項27】

前記階層的多重化機能ブロックは、前記ピクセル照明デバイスの色および明度のドリフ

50

トの、温度変化および外部入力信号に対する前記ピクセル照明デバイスの応答の経年変化に伴う変動を補償している、請求項 1 に記載の固体光ベースの投影型表示システム。

【請求項 28】

複数のカラー・スロットそれぞれにおいて複数のピクセルを照明するための複数のピクセル照明デバイスであって、各ピクセルがデジタル的に制御可能なオン/オフ状態を有し、前記ピクセル照明デバイスが固体光源を使用する、複数のピクセル照明デバイスと、前記複数のデジタル的に制御可能なピクセルによって生成された画像を拡大するように光学的に結合される投影光学系とを有する固体光ベースの投影型表示システムにおいて、

色再現域制御レベルと呼ばれる第 1 の処理レベルにおいて、目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの各々の同時オン/オフ・デューティ・サイクルを、外部入力によって提供される前記ピクセル照明デバイスの固有原色の色度値および明度値を、外部入力によって提供される目標色再現域原色の色度値および明度値にマッピングすることによって計算をするステップと、

白色点制御レベルと呼ばれる第 2 の処理レベルにおいて、前記第 1 の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルを、外部入力によって提供される必要な白色点の色度値および明度値を含むように変更するステップと、

明度制御レベルと呼ばれる第 3 の処理レベルにおいて、前記第 2 の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルを、外部入力によって提供される前記表示システムの白色点の明度の調整を含むように変更するステップとを含む方法。

【請求項 29】

各処理レベルが、前記表示システムの目標色再現域、白色点、または明度のうちの 1 つの特性のみを制御する独立したレベルであり、

前記第 2 および第 3 の処理レベルの各々が、より高位の処理レベルにおいて設定された前記表示システムの前記特性を変更しないことによって不変なレベルであり、

各処理レベルが、前記処理レベルの各々が同じ 2 つの処理モジュールを使用するが、前記表示システムの異なる特性に影響を及ぼすための異なる入力を有する、不変な処理である、

請求項 28 に記載の方法。

【請求項 30】

時間変調モジュールと呼ばれる、各レベルの第 1 の処理モジュールにおいて、前記目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが計算され、

明度モジュールと呼ばれる、第 2 の処理モジュールにおいて、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルが、前記表示システムの白色点明度を合成するために変更される、

請求項 29 に記載の方法。

【請求項 31】

前記色再現域制御および白色点制御レベルの各々が、これらのオン/オフ・デューティ・サイクルの最大のものを前記固体光ベースの投影型表示システムの最大値に合わせるように、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルをスケールアップすることによって、前記表示システムの前記明度を最大化する、請求項 28 に記載の方法。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、表示システム分野に関し、より詳細には、目標色再現域（ターゲット・ガモット）を有する画像データから画像を表示するための、固有色再現域（ネイティブ・ガ

10

20

30

40

50

モット)を有する固体光源ベースの表示システムに関する。

【背景技術】

【0002】

図1aには、典型的な空間変調投影システムが示される。マイクロ・ミラーまたは液晶セル・オン・シリコン(LCOS; liquid crystal cells on silicon)プロジェクタなど、ほとんどの空間変調色投影システム(E. H. Stupp他による「Projection Displays」、John Wiley and Sons Ltd.、1999年を参照)の中核を成すのは、ライト・パイプであり、そのライト・パイプは、白色光ランプ110と、カラー・ホイール120を含む。カラー・ホイール120は通常、赤、緑、青{R, G, B}原色のスペクトルを選択的に通過させる3つの異なるタイプのフィルタを含む。より最近では、カラー・ホイールは、所定の色(特にグレー)の組を選択的に再現するのに使用される第4のクリア・フィルタも備えている(米国特許第6910777号を参照)。この4つの原色系は、プリンタのCMYKカラー・システムに類似しており、より高い明度(brightness)およびコントラスト仕様をもたらす。この概念は、5つ以上の原色を提供して、再現色域を拡大するように一般化されている(米国特許第5526063号、米国特許第6769772号を参照)。

10

【0003】

しかし、これらすべての表示システムでは、どの特定の瞬間においても、原色のうちの、例えば、赤、緑、または青のうちの一つだけしかオンにすることができない。したがって、表示システムの色特性は、カラー・ホイール120において使用されるカラー・フィルタのクロミナンスおよび輝度(luminance)特性によって完全に決定付けられる(Jansen他による「Visible Laser and Laser Array Sources for Projection Displays」、Proc. of SPIE Vol.6135、2006年を参照)。例えば、表示システムの色再現域を、所定の標準色再現域に一致するように変更することはできない。結果として、表示デバイス性能は、カラー・ホイール120において使用される原色フィルタの品質に、またこれらの原色が、クロミナンスの観点から見て、所定の標準または目標色再現域原色にどれだけ近いか大きく依存する。特に今日では定義および再定義される標準の数はこれまでよりもはるかに速く増加しているため、これは厳しい制約になり得る。

20

【0004】

より最近では、投影業界は、他のいずれのディスプレイ業界とも同様に、表示品質を犠牲にすることなく、コンパクト、低電力、長寿命のプロジェクタを生産するように駆り立てられている。その結果、発光ダイオード(LED)およびレーザ・ダイオード(LD)などの固体光(SSL)源によって照明されるプロジェクタの出現を見るに至った(米国特許第7101049号、米国特許第7334901号を参照、それらの開示は参照により本明細書に組み込まれる)。SSL源は、明るい飽和した色を提供することができ、数桁長い寿命を有する。図1bは、SSL源140を使用する空間変調投影システムを示している。図1bに示される投影システムのライト・パイプにおける各原色は、特定の色のSSLデバイスの一つまたはアレイから構成されるSSL140によって生成される(米国特許第7101049号、米国特許第7210806号、米国特許第7334901号、およびJansen他による「Visible Laser and Laser Array Sources for Projection Displays」、Proc. of SPIE Vol.6135、2006年を参照)。さらに、複数の光源によって複数の原色が提供されるので、ライト・パイプは、カラー・ホイールを含む必要がない。本発明との関連における、図1bに示される投影システム・アーキテクチャの最も重要な特徴は、電球およびカラー・ホイールを有するプロジェクタとは異なり、図1bに示される投影システム・アーキテクチャなど、複数のSSLを有するプロジェクタでは、従来技術(米国特許第7334901号を参照)において説明されるように、2つ以上の原色を同時にオンにすることができることである。さらに、一般にオンになるのに数十秒を必要とする、図1aに示されるような最も一般的な投影システムにおいて使用されるアーク灯とは異なり、SSLは、マイクロ秒よりもはるかに短い時間でオンおよびオフ

30

40

50

に切り換えることができる。

【 0 0 0 5 】

図 1 a に示されるような従来の空間変調プロジェクタでは、ディスプレイの色特性は、カラー・フィルタの物理的特性によって完全に決定付けられるので、限られた手法でしか色特性を操作することができない。例えば、表示システムの色再現域を、図 2 (これには (u', v') 色度色空間(クロマティシティ・カラー・スペース)内にプロットされた様々な色再現域が示される) に示される NTSC 210 または HDTV 220 などの所定の標準に一致させる場合、白色点または明度は、ディスプレイ市場におけるあらゆる投影ベースの製品の重要な性能パラメータである。しかし、図 1 a に示されるような従来の空間変調プロジェクタによって生成される色再現域は、赤、緑、青のフィルタの色度座標によって定義され、カラー・フィルタ 120 または電球 110 を変更することなしに変更することができない。一般に、図 1 a に示されるような従来の空間変調プロジェクタの白色点は、コントラスト、ダイナミック・レンジ、電力変換効率、および全体的に達成される明度の低下という代償を払って、各原色の表示画像ピクセル・グレースケール値にバイアスをかけることによって、限られた手法でのみ変更することができる。さらに、これらの特性を変更するための制御はしばしば、互いに独立しておらず、結果として、明度と白色点など複数の特性が一緒に最適化される場合は特に、収束問題に悩まされる非常に困難なキャリブレーション手順をもたらす。

10

【 0 0 0 6 】

表示システムが(色再現域、明度、および白色点など)色特性標準パラメータに準拠することを保証するため、ディスプレイ業界は、光源 110 およびカラー・フィルタ 120 を製造する場合には、厳格な品質尺度に従わなければならない。例えば、カラー・フィルタ 120 からもたらされる色再現域が、NTSC 色再現域 210 をカバーしていない場合、精緻な色再現域マッピング方法を備える必要があるが、それでも依然として、図 2 に示されるように、SSL 源 140 など、色再現域がより広い光源が使用される場合は、必要とされる視覚品質が提供されないこともある。図 2 に示されるように、SSL 源 140 によって提供される色再現域 250、260 は一般に、NTSC 210 または HDTV 220 など、典型的な商用表示システムの色再現域よりもはるかに広い。図 1 b に示されるような SSL ベースの投影型表示システム・アーキテクチャが、NTSC 210 および HDTV 220 などの商用ディスプレイの色再現域を対象にして使用される場合など、表示システムの固有色再現域が目標色再現域よりもはるかに広い場合、表示システムの固有色再現域を目標色再現域に制限するために、特別な色マッピング技法が備えられる。SSL 源の一般により広い色再現域 250、260 によって提供される潜在的により高い光束を浪費するのに加えて、これらの技法は、しばしば非線形の度合いが深刻であり、しばしば特定の SSL デバイスごとにカスタム調整を必要とする。

20

30

【 0 0 0 7 】

本発明の階層的な多原色多重化システムは、これらすべての厳格性を除去するために、SSL ベースの投影型表示システムによって提供される多原色オンサイクル同時性(米国特許第 7334901 号を参照)の能力を利用する。本発明の階層的な原色多重化システムを使用することによって、多種多様な SSL 源が所定の標準に厳格に準拠しないことがあっても、色再現域、白色点、および明度が標準にあることを確実にする表示システムを容易に提供することができる。さらに、本発明の階層的な原色多重化システムは、必要とされる目標色再現域および白色点仕様に完全に準拠しながら、特定の明度および電力変換効率において、表示システム能力を最大化するためにも使用することができる。

40

【 0 0 0 8 】

多くの投影型表示システムの中核を成すのは、マイクロ・ミラーおよび LCOS デバイスなどの空間光変調器(SLM; spatial light modulator)である(米国特許第 5535047 号、米国特許第 4596992 号を参照)。マイクロ・ミラーまたは LCOS デバイスなどの反射型 SLM デバイスを使用する、図 1 a および図 1 b に示されるような投影システムでは、デジタル画像を形成する各ピクセルの所望のオン/オフ状態に基づいて

50

、各 S L M デバイス・ピクセルの反射状態をデジタル的に設定することができる。投影画像は、S L M デバイスを使用して、各原色の画像ピクセル・グレースケール・データを用いて、各表示システム原色を空間的に順次変調することによって形成される。マルチ・ビット・ワードとして一般に表される、各原色のピクセル・グレースケール・データは一般に、パルス幅変調 ( P W M ; pulse width modulation ) 技法を使用して、直列ビット・ストリームに変換される。P W M ビットは、S L M デバイス・ピクセルのオン/オフ状態を設定するために使用される。一般に、各原色に関連するデジタル画像データは、S L M デバイスによって、時間多重化方式で順次的に変調される。P W M 技法と併用される、この各原色の時間多重化は、各原色のための空間変調 1 ビット平面 ( spatial modulation 1-bit plane ) を作成するために使用され、空間変調 1 ビット平面は、各画像ピクセル原色の異なるグレースケール値を表すために、S L M デバイスにロードされて、各ピクセルのオン/オフ状態を設定する ( 米国特許第 5 2 8 0 2 7 7 号を参照 ) 。しかし、図 1 b に示されるアーキテクチャにおいてなど、S S L 源が使用される場合、S S L 源によって生成される原色は一般に、図 2 に示されるような、ほとんどの商用表示システムのために必要とされる色再現域とは異なる色度特性を有する。結果として、表示システムの固有原色 ( すなわち、S S L デバイスによって生成される固有原色 ) の従来の時間多重化を使用することはできない。さらに、先に説明したように、S S L ベースの投影システムにおいて現在使用されている色再現域マッピング方式は、柔軟性がなく、非効率的である。したがって、本発明の目的は、色品質および安定性ばかりでなく、表示システムの効率も改善する、S S L ベースの投影システムにおいて使用できる階層的多色の時間的多重化システムについて説明することである。

#### 【 0 0 0 9 】

本発明が、添付の図面の図において、限定としてではなく、例として説明され、添付の図面において、同じ参照番号は、同様の要素を指示する。

#### 【 図面の簡単な説明 】

#### 【 0 0 1 0 】

【 図 1 a 】 カラー・ホイール・ベースの S L M プロジェクタの光路を示す図である。

【 図 1 b 】 S S L ベースの S L M プロジェクタの光路を示す図である。

【 図 2 】 S S L デバイスの色再現域能力に関連する典型的な目標色再現域を示す図である。

【 図 3 】 本発明の階層的時間多重化を含む S S L ベースの S L M プロジェクタのブロック図である。

【 図 4 】 本発明の階層的時間多重化を含む S S L ベースの S L M プロジェクタの動作時系列図 ( operational timeline ) を示す。

#### 【 発明を実施するための形態 】

#### 【 0 0 1 1 】

本発明の好ましい実施形態は、色品質および安定性ばかりでなく、表示システムの効率も改善するために、S S L ベースの表示システムの固有原色を階層的に多重化するための装置、方法、およびシステムを提供する。この目的は、S S L デバイスの固有原色を階層的に多重化して、原色の新しい組を合成し、次に、新たに合成された原色を時間的に多重化して、空間カラー・フィールドを生成し、空間カラー・フィールドを S L M デバイスによって変調して、投影画像を生成することによって、S S L デバイスの高速オン/オフ切り換え能力と、異なる S S L 原色の可能なオンサイクル同時性とを利用することによって達成される。S S L デバイスの第 1 のレベルの階層では、それらの S S L 固有原色が同時に時間多重化され、異なる S S L 固有原色を適切な割合で割り当てて合成された原色の組を生成する。したがって、合成される各原色は、それらの S S L 固有原色の高速同時時間多重化パターンによって生成される。階層の第 2 のレベルでは、これらの同時多重化パターンの各々は、新たに合成された原色を表す S S L 固有原色の単一の時間多重化ブロックと見なされる。その後、S S L 固有原色のこれらの同時時間多重化ブロックは、さらに一緒に時間多重化され、合成された原色を使用して、デジタル画像ピクセルのグレースケール

ル値がそれに対して表される特定の白色点を生成する。そして、第2のレベルにおいてそのように生成されたSSL固有原色の時間多重化ブロックを、階層の第3のレベルにおいて、固有SSL原色の同時性のために増加した光束を利用してスケールリングして、表示システムの明度を増加させることができる。

#### 【0012】

本発明の様々な態様のさらなる目的および利点は、添付の図面を参照しながら行われる、本発明の好ましい実施形態についての以下の詳細な説明から明らかになる。それに関連して、本発明の以下の詳細な説明における「一実施形態(one embodiment 又は an embodiment)」に対する言及は、その実施形態に関連して説明される特定の特徴、構造、または特性が、本発明の少なくとも1つの実施形態に含まれることを意味する。この詳細な説明の様々な場所に出現する「一実施形態」という語句は、必ずしもすべてが同じ実施形態を指示しているわけではない。

10

#### 【0013】

SSLベースの投影型表示システムにおいて使用するための階層的な多原色時間多重化システムが、本明細書で説明される。以下の説明では、説明の目的で、本発明の完全な理解が得られるように、多くの具体的な詳細が説明される。しかし、異なる具体的な詳細を用いても本発明を実施できることは、当業者には明らかであろう。他の例では、本発明を曖昧にしないように、構造およびデバイスは、ブロック図形式で示される。

#### 【0014】

本明細書で説明される階層的な多原色時間多重化システムが、投影型表示システムを背景とする機能ブロック図の形式で、図3に示されている。図1bに示されたSSLベースの投影システムと同様に、本発明の階層的な多原色時間多重化システムを含む投影システム300は、1組のSSLデバイス322、324、326によって照明されるSLMデバイス310を備え、SSLデバイスの各々は、投影システム300の固有原色の1つを提供する。1組のSSLデバイス322、324、326によって生成された光は、平行化(コリメート)をされ、組み合わせられ、その後、照明光学系330によって中継されて、SLMデバイス310の光学面上に結合される。結合された光は、その後、SLMデバイス310によって空間変調され、その後、投影光学系340によって拡大されて、表示投影画像350を形成する。本発明の階層的な多原色時間多重化システムを含む投影システム300の動作(オペレーション)の中核を成すのは、SSLデバイス322、324、326のオン/オフ・デューティ・サイクルを制御する高速オン/オフ信号365を生成し、合成された原色で表された表示画像データをPWM変調機能ブロック390に提供する、階層的な多重化機能ブロック360である。PWM変調機能ブロック390は、階層的な多重化機能ブロック360によって提供された表示画像データを、空間変調1ビット平面に変換し、その後、空間変調1ビット平面は、各ピクセルのオン状態を制御するために、SLMデバイス310に結合される。

20

30

#### 【0015】

階層的な多重化機能ブロック360の動作の時系列図が、図4に示されている。図2に示されるNTSC 210またはHDTV 220などの目標色再現域原色に関して表された画像データは、画像データ入力361として、階層的な多重化機能ブロック360に提供され、画像データ入力361は一般に、画像フレーム・サイクル信号と、各々が目標色再現域の各原色のグレースケール値を表す多数の複数ビット・ワードとを含む。階層的な多重化機能ブロック360には、ワンタイム入力として、デジタル入力362、363も提供され、デジタル入力362、363は、 $(u', v')$  または  $(x, y)$  色空間における、SSLデバイス322、324、326の色座標と、目標色再現域原色の色座標をそれぞれ指定する。デジタル入力362、363の値に基づいて、階層的な多重化機能ブロック360は、外部入力363によって指定されたように目標色再現域原色を合成するのに必要とされる、各SSLデバイス322、324、326の同時デューティ・サイクルを計算する。SSLデバイス322、324、326の計算された同時デューティ・サイクルは、目標色再現域原色を合成するのに必要とされる、SSLデバイス同時性のレベルを表

40

50

す。計算された同時デューティ・サイクルは、SSLデバイス322、324、326に提供されるタイミング信号365を生成するのに使用され、タイミング信号365は、図4に示される各合成カラー・スロット・サイクル420の間での、各SSLデバイス322、324、326の同時デューティ・サイクルの動作を制御する。

#### 【0016】

図4を参照すると、ほとんどの表示システムでは60Hzまたは120Hzで動作する画像フレーム410は一般に、合成カラー・スロット・サイクル420に分割され、合成カラー・スロット・サイクル420は、その間に空間変調1ビット・フィールドがSLMデバイス310にロードされる持続時間を表す。一般に、画像フレーム410の持続時間内の合成カラー・スロット・サイクル420の数は、PWMビットの数( $2^N - 1$ )を乗じられた合成原色の数に等しく、ここで、Nは、画像ピクセルのグレースケール値を表す各複数ビット・ワードを構成するビットの数を表す。ほとんどのデジタル画像データは、図2に示されるNTSC 210またはHDTV 220など、3つの原色で表される目標色再現域を使用してフォーマットされ、画像ピクセルのグレースケール値は、8ビット・ワードで表され、その結果、図4に示される典型的な画像フレーム・サイクル420は、765個のカラー・スロット・サイクル420から成る。例えば、本発明の階層的な多原色時間多重化を含む投影システム300が、60Hzの画像フレーム・サイクル420で動作する場合、合成カラー・スロット・サイクル420の典型的な持続時間は、約21.8マイクロ秒である。より多数の原色、より高い画像フレーム・サイクル・レート、および/または画像ピクセルのグレースケール値を表すより多数のビットを使用する表示システム300のための画像フレーム・サイクル420の設計パラメータをどのように導出したらよいかは、当業者であれば分かるであろう。

10

20

#### 【0017】

図4を参照すると、合成カラー・スロット・サイクル420は、多数のSSLデューティ・サイクル430にさらに分割され、SSLデューティ・サイクル430は、SSLデバイス322、324、326のオン/オフ状態持続時間を表す。各カラー・スロット・サイクル420内のSSLデューティ・サイクル430の数は、SSLデバイス322、324、326の固有原色440を使用して目標色再現域原色460を合成するときに必要なとされる精度の度合いによって決定され、SSLデバイス322、324、326のオン/オフ切り換え速度の最大値によって上限が与えられる。例えば、SSLデバイス322、324、326のオン/オフ切り換え速度の最大値が、1マイクロ秒の最小SSLデューティ・サイクル430に等価な1MHzである場合、合成カラー・スロット・サイクル420は、最大で21個のSSLデューティ・サイクル430を含むことができ、これは、SSLデバイス322、324、326の固有原色440を使用して、合成される目標色再現域原色460を2.4%より小さい精度で表す能力を可能にする。実際には、階層的な多重化機能ブロック360のデジタル論理実施を容易にするため、SSLデューティ・サイクル430の数は、 $2^n$ 程度であり、先の例の場合、各カラー・スロット・サイクル420内のSSLデューティ・サイクル430の数は、16サイクルである。

30

#### 【0018】

図4の図は、3つの目標色再現域原色を合成するのに3つのSSL原色が使用される場合の、階層的な多重化機能ブロック360の動作の時系列図を示しているが、階層的な多重化機能ブロック360の主要な動作は、4つ以上の目標色再現域原色を合成するのに4つ以上のSSL原色が使用される場合、および使用できる場合にも等しく適用可能である。階層的な多重化機能ブロック360の動作の最も重要な側面は、目標色再現域原色が、SSL原色によって形成される色再現域内に完全に包含されなければならないことである。例えば、いくつかの応用例において特に関心があるのは、シアン(C)、黄(Y)、マゼンタ(M)に、主要な原色の飽和レベルを調整するために原色として白(K)も加えた、赤、緑、青以外の複数の原色の使用であり、それらのすべては、階層的な多重化機能ブロック360の一実施形態を用いて行うことができる。この例の場合、目標原色は、SSLデバイス322、324、326の同時デューティ・サイクルを調整することによって合成され

40

50

、例えば、合成C原色スロットは、最低限の緑SSL原色の寄与を含み、合成K原色スロットは、K原色のための必要な白を生成するのに必要とされる、SSLデバイス322、324、326の3つすべてからの適切な同時寄与を含む。

#### 【0019】

SSLデバイス322、324、326の時間多重化および同時的動作を管理する制御信号365を生成するのに加えて、本発明の階層的多重化機能を含む投影システム300の一実施形態では、階層的多重化機能ブロック360はまた、SSLデバイス322、324、326の動作をPWM変換機能ブロック390の動作と同期させる。具体的には、階層的多重化機能ブロック360は、PWM変換機能ブロック390に、(1)カラー・スロット・サイクル420のタイミングを表すSYNC信号、(2)デジタル画像のピクセルごとに、各合成目標色再現域原色のためのグレースケール複数ビット・ワードの各ビットの1ビット値(1ビット平面)、および(3)その1ビット平面のために割り当てられるカラー・スロット・サイクル420の数を含む入力366を提供する。階層的多重化機能ブロック360の一実施形態では、特定の原色の複数ビット・グレースケール値の第nの有効ビットを表す入力366は、各デジタル画像ピクセルのそのビットの1ビット値、すなわち、0または1と、2<sup>n</sup>個のカラー・スロット・サイクル420の割り当て(デジタル制御ワードは、各ピクセルの反射状態を制御するために、運ばれる画像ピクセル・オン/オフ状態1ビット・フィールドに適用されるカラー・スロット・サイクルの数を指定する)とを含む。入力366に回答して、PWM機能ブロック390は、指定された数のカラー・スロット・サイクル420の持続時間の間、階層的多重化機能ブロック360によって出力された1ビット・フィールド値を、SLMデバイス310に同期をとって中継する。

10

20

#### 【0020】

合成目標色再現域緑(G)原色のグレースケール複数ビット・ワードの最下位2つの有効ビットに関連する1ビット平面が、それぞれ472および474として図4に示されている。図4に示されるように、グレースケール値の最下位の有効ビットは、カラー・スロット・サイクル420の1つを必要とし、その間に、階層的多重化機能ブロック360は、目標色再現域G原色を合成するのに必要な適切な数のデューティ・サイクル430を各SSLデバイス322、324、326に割り当て、命令し、インタフェース信号365を介してこれらの値をSSLデバイス322、324、326に出力し、同時に、命令に関連する図4に示された1ビット・フィールド値472をPWM機能ブロック390に出力し、PWM機能ブロック390は、指定された数のカラー・スロット・サイクル420の持続時間の間、出力された1ビット・フィールド値を、SLMデバイス310に同期をとって中継し、このケースでは、持続時間は、ただ1つのカラー・スロット・サイクル420の持続時間に等しい。図4は、合成目標色再現域赤(R)原色のグレースケール複数ビット・ワードの最下位から2番目の有効ビットを例とするケースも示しており、このケースでは、階層的多重化機能ブロック360は、目標色再現域R原色を合成するのに必要な適切な数のデューティ・サイクル420を各SSLデバイス322、324、326に割り当て、命令し、インタフェース信号365を介してこれらの値をSSLデバイス322、324、326に出力し、同時に、命令に関連する図4に示された1ビット・フィールド値474をPWM機能ブロック390に出力し、PWM機能ブロック390は、指定された数のカラー・スロット・サイクル420の持続時間の間、出力された1ビット・フィールド値を、SLMデバイス310に同期をとって中継し、このケースでは、持続時間は、2つのカラー・スロット・サイクル420の持続時間に等しい。各目標色再現域原色のためのグレースケール値のより高位の有効ビットに対して、上の例において概略が示された仕様をどのように実施したらよいかは、当業者であれば分かるであろう。

30

40

#### 【0021】

本発明の投影システム300の別の実施形態では、階層的多重化機能ブロック360は、ピクセル・グレースケール値のより高位の有効ビットに割り当てられるカラー・スロット・サイクル420を集団化することによって引き起こされ得る可能な時間的スパックル

50

(temporal spackle)を低減させる手段を含む。図1 aに示されるようなカラー・ホイールを使用する現在の投影型表示システムでは、特定の原色のための1ビット平面は一般に、そのカラー・フィルタの持続時間内に集団化され、それがしばしば、明度が高い画像において特に、感知可能な投影画像スパックルおよびアーチファクトを引き起こす。このタイプの画像スパックルは一般に、カラー・ホイールに関連する色の順次性の時間多重化の側面と、各原色のグレースケール・ビットに関連する1ビット平面の集団化によって引き起こされる。この実施形態では、階層的多重化機能ブロック360を含む本発明の投影システム300は、連続するカラー・スロット・サイクル420の最大数を各原色に割り当てることによって、このタイプのカラー・スロット集団化を回避し、また、同じ合成原色に割り当てられるカラー・スロット・サイクル420の過度な連続を防止するために、割り当てられたカラー・スロット・サイクル420を時間的にインタリーブする。例えば、連続するカラー・スロット・サイクル420の最大数が、16スロットに制限される場合、階層的多重化機能ブロック360は、最下位から4番目の有効ビットよりも高位のグレースケール・ワード・ビットのために必要とされるカラー・スロット・サイクル420の個数を、16スロットの集団に分割し、その後、単一の合成原色のいずれについても結果の割り当てが16スロットよりも大きくなるように、異なる合成原色460の16スロットの集団をインタリーブする。この例では、階層的多重化機能ブロック360は、最下位から4番目の有効ビットまでのすべてのグレースケール・ワード・ビットに、先の段落で説明された基準に基づいた数のカラー・スロット・サイクル420を割り当て、各合成原色460の最下位から5番目のグレースケール・ワード・ビットのために、16スロットの2グループを割り当て、各合成原色460のグレースケール・ワード・ビットの最下位から6番目の有効ビットのために、16スロットの4グループを割り当て、各合成原色460のグレースケール・ワード・ビットの最上位の有効ビットのために、16スロットの8グループを割り当て、その後、各合成原色460のための連続するカラー・スロット割り当てが16スロットを超えないように、これらの16スロット割り当てをインタリーブする。各合成原色のための連続するカラー・スロット割り当ての数のこの制限と、異なる合成原色460の割り当てられた最大サイズ・グループ(上の例の場合は16スロット)のインタリーブは、合成原色460の時間多重化の増加したレートによって達成される時間的色均一性(temporal color uniformity)の増加のために、時間的画像スパックルを大きく低減させる。

#### 【0022】

別の実施形態では、階層的多重化機能ブロック360を含む本発明の投影システム300は、SSLデバイス322、324、326の高速切り換え機能を利用して、投影システム300のコントラストをさらに向上させるために、各カラー・スロット・サイクル420に関連する1ビット・フィールドを検査し、関連する1ビット・フィールドの1ビット・ピクセル値のすべてがゼロ値である場合、これらのカラー・スロット・サイクル420の間に黒原色(BLK原色)を挿入する。この機能は、図4に示されており、図4は、関連する1ビット平面475がすべての画像ピクセルについてゼロ値を含む場合に、SSLデバイス322、324、326がオフに切り換えられた、合成R原色に割り当てられた4スロットを示している。合成R原色に割り当てられた4スロットの間にこの機能がないと、SSLデバイス322、324、326は、(図1 aおよび図1 bにそれぞれ示されるランプ・ベースおよびSSLベースの投影システムの場合におけるように)適切なデュティ・サイクルにおいてオンになるが、SLMデバイス310のすべてのピクセルは、この4スロットの持続時間の間、オフ状態にあり、それは一般に、SLMデバイス310に関連する光子漏れ(photonic leakage)が、投影光学系を通して、投影画像350に伝わる原因となり、それが、最大黒レベルを悪化させ、それが今度は、投影画像350のコントラスト・レベルを悪化させる。実質的に、空間1ビット・フィールドがすべてのピクセルについてゼロ値である場合に、適応的にBLK原色を挿入する階層的多重化機能ブロック360の機能は、このタイプの1ビット・フィールドの間の光子漏れのレベルを低下させ、結果として、表示システム300の黒レベルおよびコントラストを実質的に向上さ

10

20

30

40

50

せる。実際、階層的多重化機能ブロック360のこの適応BLK原色挿入機能は、表示システム300の最大黒レベルが、現在の投影システムによっては達成できない順次コントラスト・レベルである、100000:1の高さの順次コントラスト・レベルを達成するのに十分な高さになるようにする。

#### 【0023】

本発明の階層的多元色時間多重化システムを含む投影システム300の機能や動作について説明したが、以下の説明は、その主要機能ブロック、すなわち、階層的多重化機能ブロック360の設計仕様および動作の追加的な詳細を提供する。上述の実施形態において概略が示された機能を実施するため、階層的多重化機能ブロック360は、以下の特性を達成する。

#### 【0024】

a) レベル独立性(Level Independency) - 階層の各レベルでは、表示システム300のただ1つの特性(例えば、色再現域、白色点、または明度)が、独立に制御される。階層のレベル1では、SSLデバイス322、324、326の固有色再現域から合成目標色再現域原色へのクロミナンス・マッピングが変更される。レベル2では、合成目標色再現域の白色点に変更される。レベル3では、SSLデバイス322、324、326の固有色再現域から合成目標色再現域への輝度マッピングが変更される。

b) レベル不変性(Level Invariance) - 階層の上位レベルにおいて特性を処理する場合、下位レベルにおいて確定された特性は変更されない。例えば、レベル2において白色点に変更される場合、レベル1において達成された色再現域は変更されない。

c) 処理不変性(Processing Invariance) - 階層の各レベルでは同じ処理モジュールが使用されるが、異なる入力を用いて、表示システム300の異なる特性に影響を与える。各レベルは、時間変調モジュールおよび明度処理モジュールを含む。

#### 【0025】

階層的多重化機能ブロック360のこれらの特性は、目標パラメータ(例えば、目標色再現域、白色点、または明度)に向かっての所望の線形収束と、表示システム300のキャリブレーションを大幅に簡略化する、他のパラメータに影響を与えない、1度にただ1つのパラメータの処理とを提供する。

#### 【0026】

図3を参照すると、階層的多重化機能ブロック360の処理モジュールは、以下の記法で表される以下のパラメータを利用する。

#### 【0027】

(a)  $r = (r_x, r_y)$ 、 $g = (g_x, g_y)$ 、 $b = (b_x, b_y)$  は、SSLデバイス322、324、326の原色440の色度座標(入力362)を表す。

(b)  $L_r$ 、 $L_g$ 、 $L_b$  は、SSLデバイス322、324、326の全デューティ・サイクル明度を表す(入力362)。

(c)  $R = (R_x, R_y)$ 、 $G = (G_x, G_y)$ 、 $B = (B_x, B_y)$  は、目標色再現域原色460の色度座標を表す(入力364)。

(d)  $L_R$ 、 $L_G$ 、 $L_B$  は、目標色再現域原色460が必要とする明度を表す。

(e)  $w = (w_x, w_y)$  は、表示システム300のための目標白色点の色度座標を表す(入力364)。

(f)  $L_w$  は、表示システム300のための目標白色点が必要とする明度を表す(入力364)。

(g)  $\alpha$ 、 $\beta$ 、 $\gamma$  は、表示システム300の所望の目標色再現域(入力363)および白色点明度(入力364)を達成するために各SSLデバイス322、324、326に割り当てられる必要があるカラー・スロット・サイクル420の割合を表す。

#### 【0028】

小文字は、SSLデバイスの色を参照し、大文字は、合成される色を参照し、すべての色の明度は、下付き文字で色が指定されたLによって表されることに留意されたい。

#### 【0029】

10

20

30

40

50

レベル0：キャリブレーションおよび初期化

SSLデバイス322、324、326の原色440 (SSL色再現域)の色度座標 r、g、bおよび明度L<sub>r</sub>、L<sub>g</sub>、L<sub>b</sub>は、表示システム300の初期キャリブレーションの間に測定され、表示システム300の初期化中に入力362として階層的多重化機能ブロック360に提供される。また、表示システム300の初期化中には、階層的多重化機能ブロック360に入力363、同じく入力364も提供され、入力363は、目標色再現域原色の色度座標R、G、Bおよび明度L<sub>R</sub>、L<sub>G</sub>、L<sub>B</sub>を伝え、入力364は、所望の白色点の色度座標Wおよび明度L<sub>W</sub>を伝える。入力362、363、364の値は、表示システム300の初期化中に、階層的多重化機能ブロック360に内部的に保存され、以降の動作中に使用される。

10

【0030】

レベル1処理：色再現域制御

外部的に提供されたSSLデバイス322、324、326の原色440 r、g、bの色度座標値(入力362)を使用して、階層的多重化機能ブロック360は、目標色再現域原色R、G、B(入力363)を合成するために各SSLデバイス322、324、326がオンにされる、各カラー・スロット・サイクル420内のSSLデューティ・サイクル430の数

【0031】

【数1】

$$t_r^{R,B,G}, t_g^{R,G,B}, t_b^{R,G,B}$$

20

を決定する。各カラー・スロット・サイクル420についての値

【0032】

【数2】

$$t_r^{R,B,G}, t_g^{R,G,B}, t_b^{R,G,B}$$

は、各カラー・スロット・サイクル420内のSSLデューティ・サイクル430の総数と、分数値、 $t_r^{R,B,G}$ 、 $t_g^{R,G,B}$ 、 $t_b^{R,G,B}$ に基づいて決定される。例えば、各カラー・スロット・サイクル420が、16個のSSLデューティ・サイクル430から成り、目標色再現域緑原色を合成するために、赤SSLがオンである間に合成緑原色に割り当てられるカラー・スロット・サイクル420の割合を表す $\alpha_g$ の値が、 $\alpha_g = 0.1875$ である場合、

30

【0033】

【数3】

$$t_r^G = 3$$

である。この例では、目標色再現域緑原色を合成するために、緑SSLがオンである間に合成緑原色に割り当てられるカラー・スロット・サイクル420の割合を表す $\alpha_g$ の値が、 $\alpha_g = 0.875$ である場合、

40

【0034】

【数4】

$$t_g^G = 14$$

である。同様に、この例では、目標色再現域緑原色を合成するために、青SSLがオンである間に合成緑原色に割り当てられるカラー・スロット・サイクル420の割合を表す $\alpha_g$ の値が、 $\alpha_g = 0.0625$ である場合、

【0035】

【数5】

$$t_b^G = 1$$

50

である。したがって、この例では、目標色再現域緑 (G) 原色は、合成緑 (G) 原色に割り当てられたカラー・スロット・サイクル 4 2 0 の間に、赤 S S L デバイス 3 2 2 を S S L デューティ・サイクル 4 3 0 3 個分の間、緑 S S L デバイス 3 2 4 を S S L デューティ・サイクル 4 3 0 1 4 個分の間、青 S S L デバイス 3 2 6 を S S L デューティ・サイクル 4 3 0 1 個分の間、同時にオンにすることによって合成される。

【 0 0 3 6 】

代替として、各カラー・スロット・サイクル 4 2 0 が 1 6 個の S S L デューティ・サイクル 4 3 0 から成る先の例におけるように、カラー・スロット・サイクル 4 2 0 当たりの S S L デューティ・サイクル 4 3 0 の数について指定値が与えられた場合、値

【 0 0 3 7 】

【 数 6 】

$$t_r^G, t_g^G, t_b^G$$

を、4 ビット・パルス幅変調 ( P W M ) 技法を使用して、同時時間多重化比率  $G_r$ 、 $G_g$ 、 $G_b$  のバイナリ値からそれぞれ直接的に決定することができる。

【 0 0 3 8 】

S S L デバイス 3 2 2、3 2 4、3 2 6 の原色 4 4 0 { r , g , b } が、持続時間

【 0 0 3 9 】

【 数 7 】

$$t_r^{R,B,G}, t_g^{R,G,B}, t_b^{R,G,B}$$

の間、同時にオンにされる、レベル 1 において生成される時間多重化カラー・スロット 4 2 0 は、合成原色 4 6 0 { R , G , B } を形成するが、その様子は図 4 の図を参照されたい。同時持続期間

【 0 0 4 0 】

【 数 8 】

$$t_r^{R,B,G}, t_g^{R,G,B}, t_b^{R,G,B}$$

は、階層的な多重化機能ブロック 3 6 0 の色処理モジュールによって決定され、結果の合成原色 4 6 0 { R , G , B } の明度は、階層的な多重化機能ブロック 3 6 0 の明度モジュールにおいて決定される。階層的な多重化機能ブロック 3 6 0 の時間変調モジュールおよび明度モジュールの詳細な機能説明が以下で与えられる。これら 2 つのモジュールは一般に、階層的な多重化機能ブロック 3 6 0 の一部である高速ロジックで実施される。

【 0 0 4 1 】

時間変調モジュール：先に説明したように、目標色再現域原色 4 6 0 { R , G , B } を合成するため、組み合わせられた光束が必要な目標色再現域原色色度座標を生成するように、S S L デバイス 3 2 2、3 2 4、3 2 6 の原色 4 4 0 { r , g , b } が、比率 {  $G_r$  ,  $G_g$  ,  $G_b$  } で時間的に組み合わせられる。この時間変調合成のための式が、以下の式 ( 1 ) に示されている。

$$R = G_r r + G_g g + G_b b \quad ( 1 . 1 )$$

$$G = G_r r + G_g g + G_b b \quad ( 1 . 2 )$$

$$B = G_r r + G_g g + G_b b \quad ( 1 . 3 )$$

【 0 0 4 2 】

これらの式の各々は、各合成原色 4 6 0 { R , G , B } のための未知の比率 {  $G_r$  ,  $G_g$  ,  $G_b$  } を求めて独立に解かれる。特定の原色、例えば、緑目標色再現域原色 G のための比率 {  $G_r$  ,  $G_g$  ,  $G_b$  } を見出すため、S S L デバイス 3 2 2、3 2 4、3 2 6 の原色 4 4 0 { r , g , b } の色度座標に基づいて、式 ( 1 . 2 ) が使用される。S S L デバイス 3 2 2、3 2 4、3 2 6 によって生成される原色 4 4 0 { r , g , b } は、目標合成原色 4 6 0 { R , G , B } の色度 ( x , y ) 座標を生成するような方法で、組み合わせられなければならない。例えば、緑目標色再現域原色 G を合成するため、{  $r_x$  ,  $g_x$  ,  $b_x$  } によって表さ

10

20

30

40

50

れるSSLデバイス322、324、326のx座標は、緑目標色再現域のx座標 $G_x$ をもたらすような比率で合算されなければならない。同様に、y座標 $\{r_y, g_y, b_y\}$ は、目標色再現域のy座標 $G_y$ をもたらすような比率で合算されなければならない。これらの比率を見出すには、 $\{g_r, g_g, g_b\}$ についての連立方程式(2)を解く必要がある。

$$g_r r_x + g_g g_x + g_b b_x = G_x \quad (2.1)$$

$$g_r r_y + g_g g_y + g_b b_y = G_y \quad (2.2)$$

$$g_r + g_g + g_b = 1 \quad (2.3)$$

【0043】

赤および青目標色再現域原色のための比率 $\{r_r, r_g, r_b\}$ および $\{b_r, b_g, b_b\}$ もそれぞれ、同様の方程式の組を使用して見出すことができる。

10

【0044】

明度が等しい1組のSSLデバイス322、324、326が、式(1)によって与えられる計算された $\{r, g, b\}$ 比率に従って時間的に組み合わせられる場合、SSLデバイス322、324、326は、目標色再現域原色色度点(target gamut primary chromaticity point)を生成する。各SSLデバイスの明度は異なる可能性があるため、比率 $\{r, g, b\}$ は、 $\{L_r, L_g, L_b\}$ によって表されるSSLデバイス322、324、326の明度の相違を計算に入れるようにスケールされなければならない。例えば、SSLデバイス322、324、326の明度の相違を計算に入れるため、緑目標色再現域原色をもたらす比率 $\{g_r, g_g, g_b\}$ は、以下の式(3)に従って変更されなければならない。

20

【0045】

【数9】

$$\alpha_G \times \frac{L_r + L_g + L_b}{L_r} \rightarrow \alpha_G \quad (3.1)$$

$$\beta_G \times \frac{L_r + L_g + L_b}{L_g} \rightarrow \beta_G \quad (3.2)$$

$$\gamma_G \times \frac{L_r + L_g + L_b}{L_b} \rightarrow \gamma_G \quad (3.3)$$

30

【0046】

赤および青目標色再現域原色についても、同様の方程式の組を使用することができる。緑目標色再現域原色Gを生成する場合、Gはgにはるかに近く、rおよびbからは大きく離れているので、値 $g_r$ は通常、 $g_g$ および $g_b$ よりもはるかに大きいことに留意されたい。同様に、赤目標色再現域原色Rを生成する場合、Rはrにはるかに近く、gおよびbからは大きく離れているので、値 $r_r$ は通常、 $r_g$ および $r_b$ よりもはるかに大きい。同様に、青目標色再現域原色Bを生成する場合、Bはbにはるかに近く、rおよびgからは大きく離れているので、値 $b_r$ は通常、 $b_g$ および $b_b$ よりもはるかに大きい。

【0047】

先に説明したように、実際に時間比率 $\{r, g, b\}$ を使用するため、比率は、実際の時間値に変換されなければならない。この変換は、3つの値のうちの最大のものに比率 $\{r, g, b\}$ を正規化し、その後、結果の値に、SSLデュティ・サイクル430の数によって表されるカラー・スロット420のサイズ $t_{slot}$ を乗じることによって行われる。結果は、各目標色再現域原色460 $\{R, G, B\}$ を合成するために、各SSLデバイス322、324、326をオンにしなければならない、カラー・スロット420内のSSLデュティ・サイクル430の数である。例えば、緑目標原色Gを合成するため、

40

【0048】

【数 1 0】

$$\{t_r^G, t_g^G, t_b^G\}$$

で表される、SSLデバイス322、324、326の同時オンタイム・デューティ・サイクル(simultaneous on-times duty cycle)は、以下の式(4)に示されるように計算することができる。

【0049】

【数 1 1】

$$t_r^G = t_{Slot} \times \frac{\alpha_G}{\max(\alpha_G, \beta_G, \gamma_G)} \quad (4.1)$$

$$t_g^G = t_{Slot} \times \frac{\beta_G}{\max(\alpha_G, \beta_G, \gamma_G)} \quad (4.2)$$

$$t_b^G = t_{Slot} \times \frac{\gamma_G}{\max(\alpha_G, \beta_G, \gamma_G)} \quad (4.3)$$

【0050】

赤Rおよび青B目標原色の合成のために必要とされる時間多重化比率{ , , }も、同様の方程式の組を用いて指定される。式(4)に指定されるような、3つの値のうちの最大のものへの同時時間多重化比率{ , , }の正規化は、表示システム300の明度を最大化するために、原色440{r, g, b}の同時性を利用することを意図したものである。式(2.3)によって示される正規化制約は一般に、3つの比率の合計が単位値になるように、時間多重化比率{ , , }を設定するが、それは、原色440{r, g, b}の順次時間多重化を前提とし、実質的に、原色440{r, g, b}の同時性を考慮しない。他方、式(4)は、時間多重化比率{ , , }を同時時間多重化比率に変更するために、これらの比率をさらに正規化することによって、原色440{r, g, b}の同時性を含む。式(4)の正規化の結果として、各時間多重化比率{ , , }の相対値は、これらの比率の最大のもが単位値となるようにスケールアップされる。式(4)の結果の効果は、合成緑原色Gに割り当てられたカラー・スロット420の持続時間内において、例えば、すべてのSSLデバイス322、324、326が、各々は異なる時間デューティ・サイクルにあるとしても、同時にオンになり、固有緑原色gは、カラー・スロット420の全持続時間にわたってオンになるというものである。結果として、すべてのSSLデバイス322、324、326の組み合わせられた光束が、各合成原色の結果の光束に寄与する。比較として、SSLデバイス322、324、326によって生成される固有原色440{r, g, b}が、図1bに示されたSSLベースの投影システムの場合におけるように、色順次方式で直接的に使用される場合、個々のSSLデバイスの光束しか表示システムの明度に寄与しない。

【0051】

表示システム300の達成可能な明度を増加させるのに加えて、先行する段落で説明された固有原色440{r, g, b}の同時時間多重化は、結果として、外部入力364によって指定される必要なレベルの白色点明度を達成するために、より低いレベルのピーク電力と組み合わせられた高いレベルのデューティ・サイクルで、SSLデバイス322、324、326を動作させ、それが今度は、表示システム300の電力変換効率の正味の増加をもたらす(SSLデバイスは、その特徴として、より高いデューティ・サイクルおよびより低いピーク電力レベルで動作する場合に、より高い有効性を示す)。

【0052】

式(4)によって与えられるSSLデバイス322、324、326のための同時オンタイム・デューティ・サイクルは、暫定値であり、以下の説明で説明されるように、外部入力364によって指定される値に基づいた表示システム300の白色点の必要な明度お

10

20

30

40

50

よび色度を考慮して調整されなければならない。

【 0 0 5 3 】

明度モジュール：階層的多重化機能ブロック 3 6 0 のレベル 2 では、システム白色点が、外部入力 3 6 4 によって指定された値に設定される。レベル 2 は、明度モジュールが、レベル 1 において生成された各合成目標原色 4 6 0 { R , G , B } の明度を計算するとき、初期化される。{  $L_R$  ,  $L_G$  ,  $L_B$  } によって表される、レベル 1 において生成された 3 つの合成原色 4 6 0 { R , G , B } の各々の結果の明度は、式 ( 3 ) によって示される時間比率 { , , } を使用して、以下の式 ( 5 ) に示されるように計算される。

【 0 0 5 4 】

【 数 1 2 】

$$L_R = \frac{\alpha_R L_r + \beta_R L_g + \gamma_R L_b}{\max(\alpha_R, \beta_R, \gamma_R)} \quad (5.1)$$

$$L_G = \frac{\alpha_G L_r + \beta_G L_g + \gamma_G L_b}{\max(\alpha_G, \beta_G, \gamma_G)} \quad (5.2)$$

$$L_B = \frac{\alpha_B L_r + \beta_B L_g + \gamma_B L_b}{\max(\alpha_B, \beta_B, \gamma_B)} \quad (5.3)$$

10

【 0 0 5 5 】

レベル 2：白色点制御

レベル 1 において使用されたのと同じ時間変調モジュールが、レベル 2 においても使用されるが、S S L デバイス 3 2 2、3 2 4、3 2 6 の原色 4 4 0 { r , g , b } の代わりに、合成目標色再現域原色 4 6 0 { R , G , B } に適用される。レベル 2 では、目標色再現域の 3 つの個別的な原色色再現域点を合成する代わりに、単一の白色色再現域点が合成される。先と同様に、所望の白色点を生成するために、新しい原色のための必要な持続時間の比率を決定することが必要である。その後、同じ明度計算を使用して、結果の白色点の明度を、したがって、表示システム 3 0 0 の明度を計算する。

20

【 0 0 5 6 】

時間変調：これは、レベル 1 における時間変調と同様であるが、今回は、モジュールは、合成目標原色 4 6 0 の色度座標 { R , G , B } および明度 {  $L_R$  ,  $L_G$  ,  $L_B$  } を使用する。このレベルでは、合成原色 4 6 0 は、外部入力 3 6 4 によって指定された目標白色点色度および明度を生成するために、順次的に時間多重化される。それを達成するため、S S L デバイス 3 2 2、3 2 4、3 2 6 の原色 4 4 0 { r , g , b } の寄与比率は、外部入力 3 6 4 によって指定された白色点の色度 W が達成されるような方法で、変更されなければならない。

30

【 0 0 5 7 】

目標白色点 W を生成するため、3 つの目標色再現域合成原色 { R , G , B } 4 6 0 は、順次的に時間多重化された場合に、外部入力 3 6 4 によって指定された所望の白色点生成されるような比率 {  $w_R$  ,  $w_G$  ,  $w_B$  } で組み合わせられなければならない。以下の式 ( 6 ) は、合成色再現域原色 { R , G , B } に関して、目標白色点色度を表している。

40

$$W = w_R R + w_G G + w_B B \quad (6)$$

【 0 0 5 8 】

白色点を生成するのに必要な比率 {  $w_R$  ,  $w_G$  ,  $w_B$  } の決定は、3 つの未知数 {  $w_R$  ,  $w_G$  ,  $w_B$  } を求めて式 ( 6 ) を解くことを必要とする。先と同様に、目標色再現域原色の色度座標に基づいて、3 つの式が使用される。目標色再現域原色は、それらが白色点の色度 ( x , y ) 座標を生成するような方法で、組み合わせられなければならない。{  $R_x$  ,  $G_x$  ,  $B_x$  } によって表される目標色再現域原色の x 座標は、白色点の x 座標  $W_x$  をもたらすような比率で合算されなければならない。同様に、y 座標 {  $R_y$  ,  $G_y$  ,  $B_y$  } は、白色点の y 座標  $W_y$  をもたらすような比率で合算されなければならない。これらの比率を見出すには、{  $w_R$  ,  $w_G$  ,  $w_B$  } についての連立方程式 ( 7 ) を解く必要がある。

50

$$w_x R_x + w_y G_x + w_z B_x = G_x \quad (7.1)$$

$$w_x R_y + w_y G_y + w_z B_y = G_y \quad (7.2)$$

$$w_x + w_y + w_z = 1 \quad (7.3)$$

【0059】

上記の連立方程式(7)を解いた後、結果の比率 $\{w_x, w_y, w_z\}$ は、レベル1において合成され、式(5)によって与えられる目標色再現域原色 $\{R, G, B\}$ の達成明度 $\{L_R, L_G, L_B\}$ の相違を考慮するために、式(8)に示されるように、スケールリングされる必要がある。

【0060】

【数13】

$$\alpha_w \times \frac{L_R + L_G + L_B}{L_R} \rightarrow \alpha_w \quad (8.1)$$

$$\beta_w \times \frac{L_R + L_G + L_B}{L_G} \rightarrow \beta_w \quad (8.2)$$

$$\gamma_w \times \frac{L_R + L_G + L_B}{L_B} \rightarrow \gamma_w \quad (8.3)$$

10

【0061】

(外部入力364によって指定される)必要な目標白色点Wを生成するために、合成目標色再現域 $\{R, G, B\}$ の順次時間多重化比率 $\{w_x, w_y, w_z\}$ が、連立方程式(7)および(8)を使用して決定された後、これらの比率は、レベル1において生成されたSSLデバイス322、324、326の固有原色 $\{r, g, b\}$ の同時時間多重化比率 $\{w_r, w_g, w_b\}$ の変更を通して実施される必要がある。それを達成するため、各目標色再現域原色 $\{R, G, B\}$ を合成するのに必要な1組の同時時間多重化比率 $\{w_x, w_y, w_z\}$ は、式(9)から式(11)に従って、適切な白色点比率 $\{w_x, w_y, w_z\}$ によってスケールリングされなければならない。

20

【0062】

【数 1 4】

$$\alpha_R \times \frac{\alpha_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \alpha_R \quad (9.1)$$

$$\beta_R \times \frac{\alpha_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \beta_R \quad (9.2)$$

$$\gamma_R \times \frac{\alpha_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \gamma_R \quad (9.3)$$

$$\alpha_G \times \frac{\beta_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \alpha_G \quad (10.1)$$

$$\beta_G \times \frac{\beta_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \beta_G \quad (10.2)$$

$$\gamma_G \times \frac{\beta_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \gamma_G \quad (10.3)$$

$$\alpha_B \times \frac{\gamma_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \alpha_B \quad (11.1)$$

$$\beta_B \times \frac{\gamma_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \beta_B \quad (11.2)$$

$$\gamma_B \times \frac{\gamma_W}{\max(\alpha_W, \beta_W, \gamma_W)} \rightarrow \gamma_B \quad (11.3)$$

10

20

【0063】

式(9)から式(11)によって指定される1組の同時時間多重化比率{ , , }は、外部入力364によって指定される白色点明度および色度を合成するのに必要な最終調整された時間比率である。同時時間多重化比率{ , , }のこれらの最終値は、式(4)によって示されるように、

30

【0064】

【数 1 5】

$$\{t_r^R, t_g^R, t_b^R\}, \{t_r^G, t_g^G, t_b^G\}, \{t_r^B, t_g^B, t_b^B\}$$

によって表される各合成目標色再現域原色{R, G, B}ごとに、各SSLデバイス322、324、326のための同時オンタイム・デューティ・サイクルに変換される。

【0065】

明度モジュール：レベル2を設定するために、レベル1において合成された目標色再現域原色{R, G, B}の明度 $L_R$ 、 $L_G$ 、 $L_B$ の達成レベルを知る必要があるケースと同様に、レベル3を設定するためには、レベル2において合成された白色点Wの明度の達成レベルを知る必要がある。 $L_W$ で表される白色点の明度は、式(12)に示されるように、順次時間比率{ $w_r$ ,  $w_g$ ,  $w_b$ }と、{ $L_R$ ,  $L_G$ ,  $L_B$ }で表される目標色再現域原色の達成明度とを使用して計算される。

40

【0066】

【数 1 6】

$$L_W = \frac{\alpha_W L_R + \beta_W L_G + \gamma_W L_B}{\max(\alpha_W, \beta_W, \gamma_W)} \quad (12)$$

50

【 0 0 6 7 】

レベル 3 : 明度制御

階層的多重化機能ブロック 3 6 0 のレベル 3 では、順次時間比率 {  $w_1, w_2, w_3$  } をスケールリングすることによって、表示システム 3 0 0 の白色点明度を連続的に調整することができる。レベル 2 の最後で計算された明度  $L_w$  は、表示システム 3 0 0 の明度を、外部入力 3 6 4 を介して後で指定することができる  $L_{Ref}$  で表される任意の所望の参照明度に調整するために、スケールリングすることができる。それを達成するため、式 ( 1 3 ) に示されるように、スケール係数  $S$  を計算しなければならない。

【 0 0 6 8 】

【 数 1 7 】

$$S = \frac{L_{Ref}}{L_w} \quad (13)$$

10

【 0 0 6 9 】

式 ( 1 3 ) によって指定されるスケール係数  $S$  を使用して、レベル 1 からの同時時間多重化比率 {  $R_1, R_2, R_3$  }、{  $G_1, G_2, G_3$  }、{  $B_1, B_2, B_3$  } は、必要な目標明度値  $L_{Ref}$  を生成するために、スケールリングされる。例えば、式 ( 1 4 ) は、必要な目標明度値  $L_{Ref}$  を生成するために、緑原色のための同時時間多重化比率がどのようにスケールリングされるかを示している。赤および青目標色再現域原色についての式は同様である。

$$G \times S = G \quad (14.1)$$

$$G \times S = G \quad (14.2)$$

$$G \times S = G \quad (14.3)$$

20

【 0 0 7 0 】

本発明の表示システム 3 0 0 の階層的多重化機能ブロック 3 6 0 の各レベルの機能詳細についてのこれまでの説明から明らかなように、階層的多重化機能ブロック 3 6 0 は、SSL デバイス 3 2 2、3 2 4、3 2 6 の同時時間多重化パラメータを変化させることによって、画像データのグレースケール値にバイアスをかけることなく、またはグレースケール値をいかなる方法でも変更することなく、表示システム 3 0 0 の色再現域および白色点の明度および色度をリアルタイムに厳格に制御することを可能にする。この機能は、タイル表示したマルチプロジェクタ表示システム ( tiled multi-projectors display system ) において卓越した色および明度の均一性を達成するために必須である ( 米国特許第 7 3 3 4 9 0 1 号を参照 ) 。そのようなシステムでは、外部入力 3 6 3、3 6 4 が、外部機能ブロックによって階層的多重化機能ブロック 3 6 0 に提供され、外部機能ブロックの機能は、第 1 に、タイル表示したマルチプロジェクタ表示システムを構成する複数のプロジェクタの各々の色および明度を感知することであり、第 2 に、タイル表示したマルチプロジェクタ表示システムを構成する複数のプロジェクタのすべてにわたって、所望のレベルの色および明度の均一性を達成し、維持する、各プロジェクタのための入力 3 6 3、3 6 4 を生成することである ( 米国特許第 7 3 3 4 9 0 1 号を参照 ) 。

30

【 0 0 7 1 】

本発明の階層的多重化機能ブロック 3 6 0 によって可能にされる表示システム 3 0 0 の色再現域および白色点の明度および色度をリアルタイムに制御する上述の機能は、SSL デバイスの動作温度変化および経年変化に一般に関連する色および明度のドリフトを補償するために使用することもできる ( 米国特許第 7 3 3 4 9 0 1 号を参照 ) 。このタイプの応用例では、SSL デバイス 3 2 2、3 2 4、3 2 6 によって生成された色および明度を検出するために、SLM デバイス 3 1 0 に結合される光センサ ( 米国特許第 7 3 3 4 9 0 1 号を参照 ) が、外部入力 3 6 2 を生成し、今度は、外部入力 3 6 2 が、SSL デバイス 3 2 2、3 2 4、3 2 6 の色および明度の変化を補償し、合成原色の明度および色度を維持するために、先行する段落において説明されたように、SSL デバイス 3 2 2、3 2 4、3 2 6 の同時時間多重化パラメータを調整するために、階層的多重化機能ブロック 3 6 0 によって使用される。この場合、階層的多重化機能ブロック 3 6 0 は、合成原色の明度

40

50

および色度を外部入力 362 によって指定された値に維持するために、先に説明されたように同時時間多重化比率 { , , } の値を変更することによって、SSL デバイス 322、324、326 の固有原色の、外部入力 363 によって指定される目標色再現域の原色へのマッピングを調整する。

#### 【0072】

要約すると、階層的な多重化機能ブロック 360 を含む本発明の SSL ベースの投影型表示システム 300 は、SLM デバイス 310 の時間的動作と同期する SSL デバイスのオペレーショナル・デューティ・サイクルの同時時間多重化を通して、以下の動作および性能上の利点を可能にする。

1. SSL デバイスの原色によって形成される固有色再現域内に完全に含まれる複数の合成原色から成る任意の所望の目標色再現域を合成する能力。

2. 表示システムの色飽和レベルおよびコントラスト・レベルを向上させるために、合成色再現域内に白原色および/または黒原色を選択的に含む能力。

3. 同じ原色の順次時間スロットの連続性によって引き起こされ得る投影画像スパッカリングおよびアーチファクトを低減させるために、合成原色の時間スロット割り当てを選択的にインタリーブする能力。

4. SSL デバイスの固有色再現域の生じ得る変化を補償し、目標色再現域の明度および色度の安定性を維持するために、SSL デバイスの固有色再現域から目標合成色再現域へのマッピングをリアルタイムに制御する能力。

5. 画像データのグレースケール値にバイアスをかけることなく、またはグレースケール値を変更することなく、任意の所望の目標白色点の明度および色度を合成する能力。

6. SSL デバイスのオペレーショナル・デューティ・サイクルの同時時間多重化を変化させることによって、画像データのグレースケール値にバイアスをかけることなく、またはグレースケール値を変更することなく、表示システムの白色点の明度および色度をリアルタイムに厳格に制御する能力。

7. 従来の色順次方式に基づいた SSL を使用する表示システムよりも高いレベルの明度および電力変換効率を達成する能力。

8. ランプ・ベースであるか、それとも SSL ベースであるかに関わらず、色再現域および色点特性を調整するために、画像グレースケール値の操作に依存する表示システムよりも、高いコントラスト、ダイナミック・レンジ、電力変換効率、および全体的明度を達成する能力。

#### 【0073】

上記の詳細な説明では、本発明が、その特定の実施形態を参照して説明された。しかし、本発明のより広範な主旨および範囲から逸脱することなく、様々な修正および変更を実施形態に施し得ることは明らかである。したがって、設計詳細および図面は、限定的な意味ではなく、例示的な意味にとらえるべきである。好ましい実施形態のために上で説明された実施とは異なるように、本発明の部分を実施できることが当業者には理解されよう。例えば、使用される SSL デバイスの数、使用される SSL デバイスに関連する原色の数、投影光学系 340 の具体的な設計詳細、照明光学系 330 の具体的な詳細、PWM 変換ブロック 390 およびブロック 390 と SLM デバイス 310 とのインタフェースの具体的な設計詳細、階層的な多重化機能ブロック 360 の具体的な実施詳細、ならびに外部インタフェース 362、363、364 の結合の具体的な設計詳細についての様々な変形を用いて、階層的な多重化機能ブロック 360 を含む本発明の SSL ベースの投影型表示システム 300 を実施できることが当業者には理解されよう。さらに、本発明の基礎をなす原理から逸脱することなく、本発明の上述の実施形態の詳細に多くの変更を施し得ることが当業者には理解されよう。したがって、本発明の範囲は、もっぱら以下の特許請求の範囲によって決定されるべきである。

#### 【符号の説明】

#### 【0074】

472 1ビット・フィールド値； 474 1ビット・フィールド値；

10

20

30

40

50

475 1ビット平面。

【図1a】

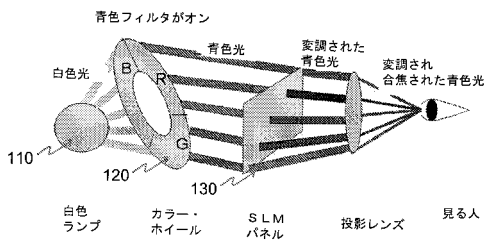


FIG. 1a

【図1b】

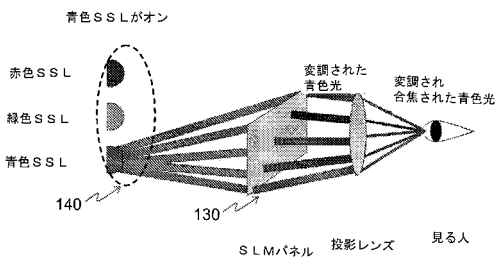


FIG. 1b

【図2】

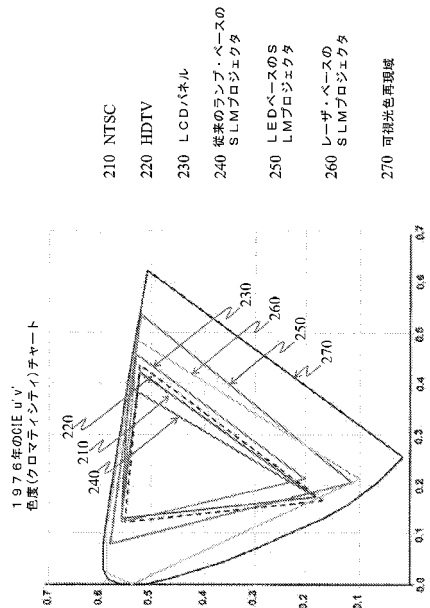


FIG. 2

【 図 3 】

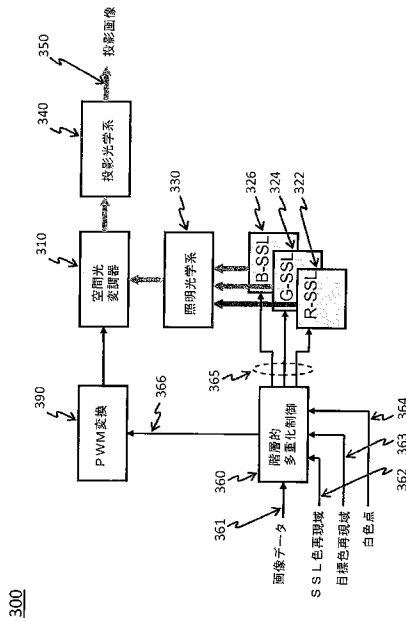


FIG. 3

【 図 4 】

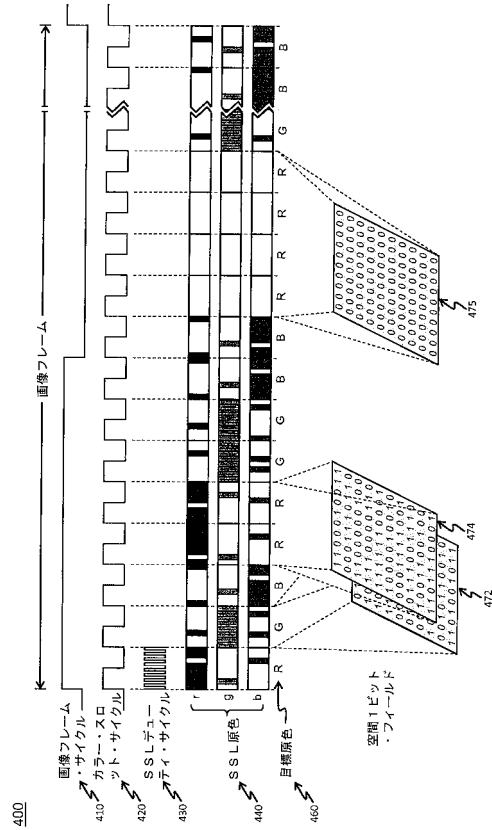


FIG. 4

【 手続補正書 】

【 提出日 】平成23年4月13日 (2011.4.13)

【 手続補正 1 】

【 補正対象書類名 】特許請求の範囲

【 補正対象項目名 】全文

【 補正方法 】変更

【 補正の内容 】

【 特許請求の範囲 】

【 請求項 1 】

固体光ベースの投影型表示システムであって、

複数のカラー・スロットそれぞれにおいて複数のピクセルを照明する複数のピクセル照明デバイスであって、各ピクセルがデジタル的に制御可能なオン/オフ状態を有し、前記ピクセル照明デバイスとして固体光源を使用する、複数のピクセル照明デバイスと、

前記複数のデジタル的に制御可能なピクセルによって生成された画像を拡大するように光学的に結合される投影光学系と、

前記デジタル的に制御可能な各ピクセルの前記オン/オフ状態を制御するために前記ピクセル照明デバイスに結合されるパルス幅変調 (PWM) ブロックと、

デジタル画像データおよび多数の他の外部入力を受けて、制御信号および同期信号の提供を前記複数のピクセル照明デバイスおよびPWM変調機能ブロックに対して行うように結合された階層的多重化ブロックにして、前記複数のデジタル的に制御可能なピクセルに前記画像データに応答して画像を生成させる階層的多重化ブロックと

を備え、前記PWM変調機能ブロックは、前記固体光源の固有色再現域における色および明度のドリフトの、動作温度変化および外部入力信号に対する応答の経年変化に伴う変動

に関して補償をしている  
固体光ベースの投影型表示システム。

**【請求項 2】**

前記階層的多重化機能ブロックが、外部的に提供される画像フレーム・サイクル信号を受け入れ、2つの低層同期信号を生成するように結合され、第1の同期信号は、前記画像フレーム・サイクルを構成するカラー・スロットのタイミングを伝達し、第2の同期信号は、前記複数のカラー・スロットの各々における前記デジタル的に制御可能なピクセルの同時オン/オフ・デューティ・サイクルのタイミングを伝達する、請求項1に記載の固体光ベースの投影型表示システム。

**【請求項 3】**

前記複数のピクセル照明デバイスが、各ピクセルに多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける前記ピクセル照明デバイスの各ピクセルの前記オン/オフ状態の時間制御のための時間制御信号を受け取るように電氣的に結合される、請求項2に記載の固体光ベースの投影型表示システム。

**【請求項 4】**

前記ピクセル照明デバイスが、異なるカラー・スロット・サイクルの間に、異なる光原色のために異なるオン/オフ・デューティ・サイクルで同時に動作する、請求項3に記載の固体光ベースの投影型表示システム。

**【請求項 5】**

前記階層的多重化機能ブロックが、目標白色点を合成するのに必要な、前記ピクセル照明デバイスの光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算する、請求項4に記載の固体光ベースの投影型表示システム。

**【請求項 6】**

前記パルス幅変調(PWM)ブロックが、各画像ピクセルのオン/オフ状態を指定する1ビット・フィールドと、カラー・スロット同期信号と、前記デジタル的に制御可能なピクセルを制御するために前記画像ピクセル・オン/オフ状態1ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合される、請求項2に記載の固体光ベースの投影型表示システム。

**【請求項 7】**

前記複数のピクセル照明デバイスが各々、多数の光原色の1つを提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける各ピクセル照明デバイスの前記オン/オフ状態の時間制御のための時間制御信号を受け取るように電氣的に結合され、

前記階層的多重化機能ブロックが、前記デジタル画像ピクセルの各々の前記オン/オフ状態を指定する1ビット・フィールドと、伝達される前記1ビット・フィールドのデータに適用するカラー・スロット・サイクルの数を指定する前記デジタル制御ワードの、前記パルス幅変調(PWM)機能ブロックへの提供と同期して、前記オン/オフ状態時間制御信号を前記ピクセル照明デバイスに提供するように結合される、

請求項6に記載の固体光ベースの投影型表示システム。

**【請求項 8】**

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、各カラー・スロットにおける前記ピクセル照明デバイスの前記オン/オフ・デューティ・サイクルの時間制御を可能にするように電氣的に結合され、

前記階層的多重化機能ブロックが、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の明度および色度(固体光源色再現域)を指定する外部信号を受け入れ、

前記表示システムのための目標色再現域を定義する原色の明度および色度を指定する外部信号を受け入れ、

前記表示システムのための目標白色点の明度および色度を指定する外部信号を受け入れ

るように結合される、

請求項 2 に記載の固体光ベースの投影型表示システム。

【請求項 9】

前記目標色再現域が、前記固体光源色再現域内に完全に含まれる、請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 10】

前記目標色再現域が、NTSC または HDTV 表示システム色再現域標準である、請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 11】

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、複数のカラー・スロットの各々における各ピクセル照明デバイスの前記オン/オフ状態の時間制御を可能にするように電氣的に結合され、

前記階層的多重化機能ブロックが、前記目標色再現域を定義する前記原色の各々を合成するのに必要な、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の、前記カラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算するように結合される、

請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 12】

前記階層的多重化機能ブロックが、各画像フレーム・サイクル内において、多数のカラー・スロットを前記合成原色の各々に割り当てる、請求項 11 に記載の固体光ベースの投影型表示システム。

【請求項 13】

前記パルス幅変調 (PWM) ブロックが、各画像ピクセルのオン/オフ状態を指定する 1 ビット・フィールドと、カラー・スロット同期信号と、前記各ピクセルの前記状態を制御するために前記画像ピクセル・オン/オフ状態 1 ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合され、

割り当てられたカラー・スロットの数が、前記 1 ビット・フィールドを使用する前記デジタル画像データ内の前記画像ピクセルの各グレースケール値の複数ビット・ワードの値を伝達する、

請求項 12 に記載の固体光ベースの投影型表示システム。

【請求項 14】

前記カラー・スロットが、前記目標色再現域原色を合成するための多数の前記ピクセル照明デバイス・オン/オフ・デューティ・サイクルから成る、請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 15】

前記階層的多重化機能ブロックが、同じ合成原色に割り当てられるカラー・スロットの過剰な時間的連続性によって引き起こされる時間スパックルを低減するために、前記目標色再現域原色に割り当てられた前記カラー・スロットをインタリーブする、

請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 16】

前記パルス幅変調 (PWM) ブロックが、各画像ピクセルのオン/オフ状態を指定する 1 ビット・フィールドと、カラー・スロット同期信号と、前記各ピクセルの反射状態を制御するために前記画像ピクセル・オン/オフ状態 1 ビット・フィールドに適用するカラー・スロット・サイクルの数を指定するデジタル制御ワードとを受け取るように結合され、

前記階層的多重化機能ブロックが、前記各画像ピクセルについてゼロ値を含む 1 ビット・フィールドに関連するすべての前記合成原色に割り当てられた前記カラー・スロットの間、前記ピクセル照明デバイスのすべてをオフにすることによって黒原色を挿入する、

請求項 8 に記載の固体光ベースの投影型表示システム。

【請求項 17】

前記階層的多重化機能ブロックが、

色再現域制御レベルと呼ばれる第1の処理レベルでは、目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの各々の同時オン/オフ・デューティ・サイクルが、外部入力によって提供される前記ピクセル照明デバイスの固有原色の色度値および明度値を、外部入力によって提供される前記目標色再現域原色の色度値および明度値にマッピングすることによって計算され、

白色点制御レベルと呼ばれる第2の処理レベルでは、前記第1の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが、外部入力によって提供される必要な白色点の色度値および明度値を含むように変更され、

明度制御レベルと呼ばれる第3の処理レベルでは、前記第2の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが、外部入力によって提供される前記表示システムの白色点の明度の調整を含むようにさらに変更されることによって

3つのレベルの処理を実施する、請求項2に記載の固体光ベースの投影型表示システム。

。

【請求項18】

前記階層的多重化機能ブロックが、2つの処理モジュールから成り、

時間変調モジュールと呼ばれる、各レベルの第1の処理モジュールにおいて、前記目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが計算され、

明度モジュールと呼ばれる、第2の処理モジュールにおいて、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルが、前記表示システムの白色点明度を合成するために変更される、

請求項17に記載の固体光ベースの投影型表示システム。

【請求項19】

前記階層的多重化機能ブロックが、前記3つのレベルの処理を実施し、各処理レベルが、前記表示システムの目標色再現域、白色点、または明度のうちの1つの特性のみを制御する独立したレベルであり、

前記第2および第3の処理レベルの各々が、より高位の処理レベルにおいて設定された前記表示システムの前記特性を変更しないことによって不変なレベルであり、

各処理レベルが、前記処理レベルの各々が同じ2つの処理モジュールを使用するが、前記表示システムの異なる特性に影響を及ぼすための異なる入力を有する、不変な処理である、

請求項17に記載の固体光ベースの投影型表示システム。

【請求項20】

前記階層的多重化機能ブロックが、前記3つのレベルの処理を実施し、前記色再現域制御および白色点制御レベルの各々が、これらのオン/オフ・デューティ・サイクルの最大のもを前記固体光ベースの投影型表示システムのための最大値に合わせるように、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルをスケールアップすることによって、前記表示システムの前記明度を最大化する、請求項17に記載の固体光ベースの投影型表示システム。

【請求項21】

前記処理レベルが、前記画像データのグレースケール値にバイアスをかけることなく、またはグレースケール値を変更することなく、前記ピクセル照明デバイスの前記オン/オフ・デューティ・サイクルのみを調整することによって、前記表示システムの色再現域および白色点の明度および色度の制御を可能にする、請求項17に記載の固体光ベースの投影型表示システム。

【請求項22】

より高いオン/オフ・デューティ・サイクルでの前記ピクセル照明デバイスの動作のため、前記処理レベルが、固体光デバイスを色順次方式で直接的に使用する表示システムよ

りも高いレベルの明度および電力変換効率を、前記固体光ベースの投影型表示システムが達成することを可能にする、請求項 17 に記載の固体光ベースの投影型表示システム。

【請求項 23】

前記ピクセル照明デバイスが、固体光源と、各ピクセルの反射状態の時間制御のために結合される、複数のマイクロ・ミラーまたは複数の液晶セルから成る、反射型の映像デバイスとを含む、請求項 1 に記載の固体光ベースの投影型表示システム。

【請求項 24】

目標色再現域を定義する前記原色が、少なくとも赤、緑、ブルー・シアン、マゼンタ、および黄を含む、請求項 1 に記載の固体光ベースの投影型表示システム。

【請求項 25】

前記複数のピクセル照明デバイスが、多数の光原色を提供し、各ピクセル照明デバイスが、個々の前記オン/オフ・デューティ・サイクルの前記タイミングと同期した、複数のカラー・スロットの各々における各ピクセル照明デバイスのオン/オフ状態の時間制御を可能にするように電氣的に結合され、

前記階層的な多重化機能ブロックが、外部的に提供される画像フレーム・サイクル信号を受け入れ、2つの低層同期信号を生成するように結合され、第1の同期信号は、前記画像フレーム・サイクルを備えるカラー・スロットの前記タイミングを伝達し、第2の同期信号は、前記複数のカラー・スロットの各々における前記ピクセル照明デバイスの同時オン/オフ・デューティ・サイクルの前記タイミングを伝達し、また前記階層的な多重化機能ブロックが、前記目標色再現域を定義する前記原色の各々を合成するのに必要な、前記複数のピクセル照明デバイスによって生成される前記光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算し、

前記階層的な多重化機能ブロックが、前記目標白色点を合成するのに必要な、前記ピクセル照明デバイスの光原色の各々の、前記複数のカラー・スロットの各々の間の、前記同時オン/オフ・デューティ・サイクルを計算し、

前記階層的な多重化機能ブロックが、前記画像フレーム・サイクルの間に、各合成目標原色の飽和レベルの制御を可能にするのに十分な多数の前記カラー・スロットを合成目標白色点に割り当てる、

請求項 1 に記載の固体光ベースの投影型表示システム。

【請求項 26】

表示される画像にわたって色および明度の均一性を達成するために、マルチプロジェクタ・アレイ(タイル張り)表示システムにおいて数多く使用される、請求項 1 に記載の固体光ベースの投影型表示システム。

【請求項 27】

複数のカラー・スロットそれぞれにおいて複数のピクセルを照明するための複数のピクセル照明デバイスであって、各ピクセルがデジタル的に制御可能なオン/オフ状態を有し、前記ピクセル照明デバイスが固体光源を使用する、複数のピクセル照明デバイスと、前記複数のデジタル的に制御可能なピクセルによって生成された画像を拡大するように光学的に結合される投影光学系とを有する固体光ベースの投影型表示システムにおいて、

色再現域制御レベルと呼ばれる第1の処理レベルにおいて、目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの各々の同時オン/オフ・デューティ・サイクルを、外部入力によって提供される前記ピクセル照明デバイスの固有原色の色度値および明度値を、外部入力によって提供され且つ動作温度変化および外部入力信号に対する応答の経年変化に伴う色および明度のドリフトに関して補償されるよう、目標色再現域原色の色度値および明度値へとマッピングすることによって計算をするステップと、

白色点制御レベルと呼ばれる第2の処理レベルにおいて、前記第1の処理レベルにおいて計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルを、外部入力によって提供される必要な白色点の色度値および明度値を含むように変更するステップと、

明度制御レベルと呼ばれる第3の処理レベルにおいて、前記第2の処理レベルにおいて

計算された、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルを、外部入力によって提供される前記表示システムの白色点の明度の調整を含むように変更するステップとを含む方法。

【請求項 28】

各処理レベルが、前記表示システムの目標色再現域、白色点、または明度のうちの1つの特性のみを制御する独立したレベルであり、

前記第2および第3の処理レベルの各々が、より高位の処理レベルにおいて設定された前記表示システムの前記特性を変更しないことによって不変なレベルであり、

各処理レベルが、前記処理レベルの各々が同じ2つの処理モジュールを使用するが、前記表示システムの異なる特性に影響を及ぼすための異なる入力を有する、不変な処理である、

請求項 27 に記載の方法。

【請求項 29】

時間変調モジュールと呼ばれる、各レベルの第1の処理モジュールにおいて、前記目標色再現域を合成するのに必要な、前記ピクセル照明デバイスの前記同時オン/オフ・デューティ・サイクルが計算され、

明度モジュールと呼ばれる、第2の処理モジュールにおいて、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルが、前記表示システムの白色点明度を合成するために変更される、

請求項 28 に記載の方法。

【請求項 30】

前記色再現域制御および白色点制御レベルの各々が、これらのオン/オフ・デューティ・サイクルの最大のを前記固体光ベースの投影型表示システムの最大値に合わせるように、前記ピクセル照明デバイスの前記計算された同時オン/オフ・デューティ・サイクルをスケールアップすることによって、前記表示システムの前記明度を最大化する、請求項 27 に記載の方法。

【 国際調査報告 】

## INTERNATIONAL SEARCH REPORT

International application No  
PCT/US2009/060071

<b>A. CLASSIFICATION OF SUBJECT MATTER</b> INV. H04N/31		
According to International Patent Classification (IPC) or to both national classification and IPC		
<b>B. FIELDS SEARCHED</b>		
Minimum documentation searched (classification system followed by classification symbols) H04N		
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched		
Electronic data base consulted during the international search (name of data base and, where practical, search terms used) EPO-Internal, WPI Data		
<b>C. DOCUMENTS CONSIDERED TO BE RELEVANT</b>		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2008/204382 A1 (LIM KEVIN LEN LI [MY] ET AL) 28 August 2008 (2008-08-28) abstract figure 7 paragraph [0031] - paragraph [0033] paragraph [0041] paragraph [0056]	1-31
X	WO 2006/089041 A2 (QUBIC LIGHT CORP [US]; GRANGER EDWARD M [US]) 24 August 2006 (2006-08-24) abstract page 2, line 11 - line 22 page 6, line 16 - line 20 page 10, line 6 - line 15 figure 1	1-31
-/-		
<input checked="" type="checkbox"/> Further documents are listed in the continuation of Box C. <input checked="" type="checkbox"/> See patent family annex.		
* Special categories of cited documents : *A* document defining the general state of the art which is not considered to be of particular relevance *E* earlier document but published on or after the international filing date *L* document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) *O* document referring to an oral disclosure, use, exhibition or other means *P* document published prior to the international filing date but later than the priority date claimed *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention *X* document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone *Y* document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art. *&* document member of the same patent family		
Date of the actual completion of the international search <b>21 December 2009</b>		Date of mailing of the international search report <b>30/12/2009</b>
Name and mailing address of the ISA/ European Patent Office, P.B. 5818 Patentlaan 2 NL - 2280 HV Rijswijk Tel. (+31-70) 340-2040, Fax: (+31-70) 340-3016		Authorized officer <b>Bouffier, Alexandre</b>

2

## INTERNATIONAL SEARCH REPORT

International application No  
PCT/US2009/060071

C(Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	US 2004/036668 A1 (NAKANISHI SHUICHI [JP]) 26 February 2004 (2004-02-26) abstract paragraph [0178] - paragraph [0179] paragraph [0199] - paragraph [0204] figures 6,9 -----	1-31
A	US 6 342 897 B1 (WEN SEN-FAR [TW]) 29 January 2002 (2002-01-29) abstract column 2, line 30 - line 66 figure 2 -----	1-31

2

**INTERNATIONAL SEARCH REPORT**

Information on patent family members

International application No  
PCT/US2009/060071

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
US 2008204382 A1	28-08-2008	CN 101257752 A DE 102008010470 A1 JP 2008268890 A KR 20080078599 A	03-09-2008 28-08-2008 06-11-2008 27-08-2008
WO 2006089041 A2	24-08-2006	US 2006181542 A1	17-08-2006
US 2004036668 A1	26-02-2004	NONE	
US 6342897 B1	29-01-2002	NONE	

## フロントページの続き

(51) Int.Cl.	F I	テーマコード(参考)
<b>G 0 3 B 21/14 (2006.01)</b>	G 0 9 G 3/20	6 8 0 C
	G 0 9 G 3/20	6 7 0 J
	G 0 9 G 3/20	6 7 0 L
	G 0 9 G 3/20	6 4 1 A
	G 0 9 G 3/20	6 4 2 L
	G 0 3 B 21/00	D
	G 0 3 B 21/14	A
	G 0 3 B 21/14	Z

(81) 指定国 AP(BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), EA(AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), EP(AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, SE, SI, SK, SM, TR), OA(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG), AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RS, RU, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW

(72) 発明者 マジyumダー, アディティ

アメリカ合衆国・9 2 6 1 7・カリフォルニア州・アーヴァイン・ムラサキ ストリート・2

(72) 発明者 ブラウン, ロバート・ジイ・ダブリュ

アメリカ合衆国・9 2 7 8 0・カリフォルニア州・タスチン・ロプレー ドライブ・1 4 4 2 1

(72) 発明者 ランゾン, アンドリュー・ジェイ

アメリカ合衆国・9 2 0 7 8・カリフォルニア州・サンマルコス・トリロギー ストリート・2 6 5

F ターム(参考) 2K103 AA01 AA05 AA07 AA14 AA18 AB02 BA02 BA11 BA15 BB05  
 BC35 CA24 CA53 CA54 CA60  
 5C006 AA14 AA15 AA22 AF27 BB11 BB29 EA01 EC11 FA56  
 5C060 AA02 AA11 BA02 BA03 BA04 BA07 BA09 BB13 BC01 BD02  
 BE01 EA10 HA18 HC16 HC20 HD07 JA17 JA18  
 5C080 AA10 AA17 BB05 CC03 CC06 CC07 DD01 EE29 EE30 JJ02  
 JJ04 JJ05 JJ06