



ÚŘAD PRO VYNÁLEZY
A OBJEVY

POPIS VYNÁLEZU K AUTORSKÉMU OSVĚDČENÍ

217530

(11) (B1)

(51) Int. Cl.³
G 06 F 13/08

(22) Přihlášeno 16 04 81
(21) (PV 2912-81)

(40) Zveřejněno 26 03 82

(45) Vydáno 15 02 85

(75)
Autor vynálezu

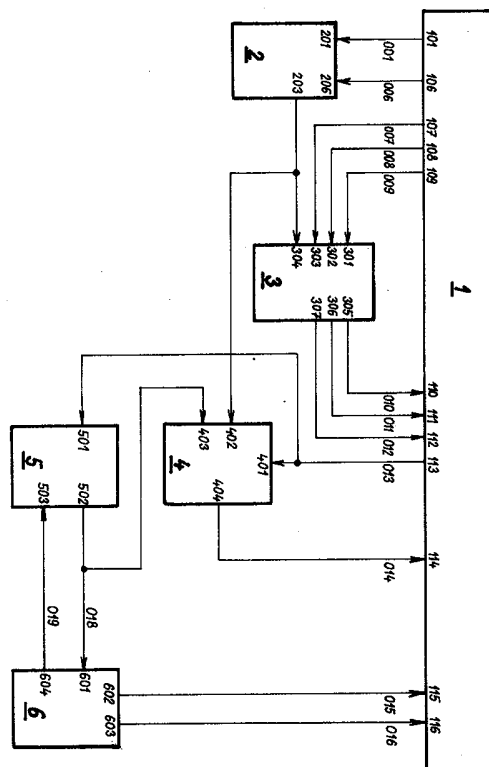
LOUTOCKÝ DUŠAN ing., KUBÍN PAVEL ing. CSc., SLADKÝ MILAN ing.,
KVASILOVÁ HELENA ing., PRAHA

(54) Zapojení pro současné připojení dvou různých typů magnetických diskových pamětí k jedné řídicí elektronice záznamu

Týká se oboru elektronických číslicových počítačů, vnější paměti, řídicí jednotky magnetických diskových pamětí.

Vynález se týká obvodů, které tím, že jsou přidány k řídicí elektronice záznamu, umožňují připojit k této řídicí elektronice záznamu dva typy diskových pamětí lišících se některými funkcemi, například zpracování signálu servostopy, některé ovládací sekvence styku.

Součástí přihlášky vynálezu je jeden výkres, na němž je schematicky znázorněno zapojení obvodů umožňujících současné připojení dvou různých typů magnetických diskových pamětí k jedné řídicí elektronice.



Vynález se týká zapojení pro současné připojení dvou různých typů magnetických diskových pamětí k jedné řídicí elektronice záznamu.

Dosud známá řešení řídicích elektronik záznamu umožňují připojit k dané řídicí elektronice záznamu pouze takový typ magnetické diskové paměti, pro nějž je řídicí elektronika záznamu konstruována. Tímto způsobem je například nutno provést připojení dvou různých typů velkokapacitní diskové paměti, lišících se jen některými funkcemi, např. zpracováním signálu servostopy, některými ovládacími sekvencemi styku, k počítači prostřednictvím dvou různých bloků řídicí elektroniky záznamu.

Tento nedostatek řeší zapojení pro současné připojení dvou různých typů magnetické diskové paměti k jedné řídicí elektronice záznamu, jehož podstata spočívá v tom, že první výstup až šestý výstup bloku řídicí elektroniky záznamu je spojen prvním vodičem až šestým vodičem s prvním vstupem až šestým vstupem bloku generace typu disku a sedmý výstup bloku řídicí elektroniky záznamu je spojen sedmým vodičem s třetím vstupem bloku generace signálů styku a osmý výstup bloku řídicí elektroniky záznamu je spojen osmým vodičem s druhým vstupem bloku generace signálů styku a devátý výstup bloku řídicí elektroniky záznamu je spojen devátým vodičem s prvním vstupem bloku generace signálů styku a první výstup bloku generace signálů styku je spojen desátým vodičem s prvním vstupem bloku řídicí elektroniky záznamu a druhý výstup bloku generace signálů styku je spojen jedenáctým vodičem s druhým vstupem bloku řídicí elektroniky záznamu a třetí výstup bloku generace signálů styku je spojen dvanáctým vodičem s třetím vstupem bloku řídicí elektroniky záznamu a desátý výstup bloku řídicí elektroniky záznamu je spojen třináctým vodičem s prvním vstupem bloku volby fázově řízeného oscilátoru a dále s prvním vstupem bloku generátoru fázově řízeného oscilátoru a první výstup bloku volby fázově řízeného oscilátoru je spojen čtrnáctým vodičem s čtvrtým vstupem bloku řídicí elektroniky záznamu a první výstup bloku ovládání fázově řízeného oscilátoru je spojen patnáctým vodičem s pátým vstupem bloku řídicí elektroniky záznamu a druhý výstup bloku ovládání fázově řízeného oscilátoru je spojen šestnáctým vodičem s šestým vstupem bloku řídicí elektroniky záznamu a první výstup bloku generace typu disku je spojen sedmnáctým vodičem s čtvrtým vstupem bloku generace signálů styku a dále s druhým vstupem bloku volby fázově řízeného oscilátoru a první výstup bloku generátoru fázově řízeného oscilátoru je spojen osmnáctým vodičem s prvním vstupem bloku ovládání fázově řízeného oscilátoru a dále s třetím vstupem bloku volby fázově řízeného oscilátoru je spojen devatenáctým vodičem s druhým vstupem bloku generátoru fázově řízeného oscilátoru.

Hlavní výhodou zapojení podle vynálezu je, že jeho přidáním k bloku řídicí elektroniky záznamu lze připojit současně dva různé typy magnetických diskových pamětí a tím ušetřit jednu řídicí elektroniku záznamu, další výhodou je, že není nutno se při vytváření a rozšiřování sestavy počítače omezovat na jeden typ diskových pamětí. U počítačů vybavených integrovaným blokem řídicí elektroniky záznamu lze tímto způsobem připojit různé typy diskových pamětí, aniž by bylo nutno vybavovat takovýto počítač samostatným řídicím modulem.

Na připojeném výkresu je schematicky znázorněna sestava obvodů přidávaných k stávajícímu bloku řídicí elektroniky záznamu, jejich připojení k bloku řídicí elektroniky záznamu a jejich vzájemné propojení.

První výstup 101 až šestý výstup 106 bloku 1 řídicí elektroniky záznamu je spojen prvním vodičem 001 až šestým vodičem 006 s prvním vstupem 201 až šestým vstupem 206 bloku 2 generace typu disku a sedmý výstup 107 bloku 1 řídicí elektroniky záznamu je spojen sedmým vodičem 007 s třetím vstupem 303 bloku 3 generace signálů styku a osmý výstup 108 bloku 1 řídicí elektroniky záznamu je spojen osmým vodičem 008 s druhým vstupem 302 bloku 3 generace signálů styku a devátý výstup 109 bloku 1 řídicí elektroniky záznamu je spojen devátým vodičem 009 s prvním vstupem 301 bloku 3 generace signálů styku a první výstup 305 bloku 3 generace signálů styku je spojen desátým vodičem 010 s prvním vstupem 110 blo-

ku 1 řídicí elektroniky záznamu a druhý výstup 306 bloku 3 generace signálů styku je spojen jedenáctým vodičem 011 s druhým vstupem 111 bloku 1 řídicí elektroniky záznamu a třetí výstup 307 bloku 3 generace signálů styku je spojen dvanáctým vodičem 012 s třetím vstupem 112 bloku 1 řídicí elektroniky záznamu a desátý výstup 113 bloku 1 řídicí elektroniky záznamu je spojen třináctým vodičem 013 s prvním vstupem 401 bloku 4 volby PLO a dále s prvním vstupem 501 bloku 2 generátoru fázově řízeného oscilátoru a první výstup 404 bloku 4 volby fázově řízeného oscilátoru je spojen čtrnáctým vodičem 014 s čtvrtým vstupem 114 bloku 1 řídicí elektroniky záznamu a první výstup 602 bloku 6 ovládání fázově řízeného oscilátoru je spojen patnáctým vodičem 015 s pátým vstupem 115 bloku 1 řídicí elektroniky záznamu a druhý výstup 603 bloku 6 ovládání fázově řízeného oscilátoru je spojen šestnáctým vodičem 016 s šestým vstupem 116 bloku 1 řídicí elektroniky záznamu a první výstup 203 bloku 2 generace typu disku je spojen sedmnáctým vodičem 017 s čtvrtým vstupem 304 bloku 3 generace signálů styku a dále s druhým vstupem 402 bloku 4 volby fázově řízeného oscilátoru a první výstup 502 bloku 2 generátoru fázově řízeného oscilátoru je spojen osmnáctým vodičem 018 s prvním vstupem 601 bloku 6 ovládání fázově řízeného oscilátoru a dále s třetím vstupem 403 bloku 4 volby fázově řízeného oscilátoru a třetí výstup 604 bloku 6 ovládání fázově řízeného oscilátoru je spojen devatenáctým vodičem 019 s druhým vstupem 503 bloku 2 generátoru fázově řízeného oscilátoru.

Tyto obvody vykonávají následující funkce. Provádějí generaci signálu o typu logicky připojené magnetické diskové paměti. Tento signál je odvozen z dekodéru fyzické adresy mechaniky diskové paměti a z obvodu předvolby typu diskové paměti. Dále provádějí podle typu logicky připojené magnetické diskové paměti generaci ovládacích signálů na prvních třech řádech výstupního vedení styku. Tyto signály jsou odvozeny z interních signálů řadiče zpracování záznamu v bloku řídicí elektroniky záznamu. Dále generují ze signálu servostopy přivedeného přes blok řídicí elektroniky záznamu z diskové paměti jednoho typu synchronizační frekvenci fázově řízeného oscilátoru, nebo připínají frekvenci generovanou přímo diskovou pamětí druhého typu.

PŘEDMĚT VYNÁLEZU

Zapojení pro současné připojení dvou různých typů magnetických diskových pamětí k jedné řídicí elektronice záznamu, vyznačené tím, že první výstup (101) až šestý výstup (106) bloku (1) řídicí elektroniky záznamu je spojen prvním vodičem (001) až šestým vodičem (006) s prvním vstupem (201) až šestým vstupem (206) bloku (2) generace typu disku a sedmý výstup (107) bloku (1) řídicí elektroniky záznamu je spojen sedmým vodičem (007) s třetím vstupem (303) bloku (3) generace signálů styku a osmý výstup (108) bloku (1) řídicí elektroniky záznamu je spojen osmým vodičem (008) s druhým vstupem (302) bloku (3) generace signálů styku a devátý výstup (109) bloku (1) řídicí elektroniky záznamu je spojen devátým vodičem (009) s prvním vstupem (301) bloku (3) generace signálů styku a první výstup (305) bloku (3) generace signálů styku je spojen desátým vodičem (010) s prvním vstupem (110) bloku (1) řídicí elektroniky záznamu a druhý výstup (306) bloku (3) generace signálů styku je spojen jedenáctým vodičem (011) s druhým vstupem (111) bloku (1) řídicí elektroniky záznamu a třetí výstup (307) bloku (3) generace signálů styku je spojen dvanáctým vodičem (012) s třetím vstupem (112) bloku (1) řídicí elektroniky záznamu a desátý výstup (113) bloku (1) řídicí elektroniky záznamu je spojen třináctým vodičem (013) s prvním vstupem (401) bloku (4) volby fázově řízeného oscilátoru a dále s prvním vstupem (501) bloku (5) generátoru fázově řízeného oscilátoru a první výstup (404) bloku (4) volby fázově řízeného oscilátoru je spojen čtrnáctým vodičem (014) s čtvrtým vstupem (114) bloku (1) řídicí elektroniky záznamu a první výstup (602) bloku (6) ovládání fázově řízeného oscilátoru je spojen patnáctým vodičem (015) s pátým vstupem (115) bloku (1) řídicí elektroniky záznamu a druhý výstup (603) bloku (6) ovládání fázově řízeného oscilátoru je spojen šestnáctým vodičem (016) s šestým vstupem (116) bloku (1) řídicí elektroniky záznamu a první výstup (203) bloku (2) generace typu disku je spojen sedmnáctým vodičem (017) s čtvrtým

vstupem (304) bloku (3) generace signálů styku a dále s druhým vstupem (402) bloku (4) volby fázově řízeného oscilátoru a první výstup (502) bloku (5) generátoru fázově řízeného oscilátoru je spojen osmnáctým vodičem (018) s prvním vstupem (601) bloku (6) ovládní fázově řízeného oscilátoru a dále s třetím vstupem (403) bloku (4) volby fázově řízeného oscilátoru a třetí výstup (604) bloku (6) ovládní fázově řízeného oscilátoru je spojen devatenáctým vodičem (019) s druhým vstupem (503) bloku (5) generátoru fázově řízeného oscilátoru.

1 list výkresů

