



六、申請專利範圍：

1. 一種 USB 連接器，其包括：

一連接器本體，其具有複數個開槽、複數個第一端子及複數個第二端子，每兩開槽間具有一槽柱相間隔，其中，該複數個第一端子之一端係分別置於該複數個槽柱之前方，且其側邊分別向下彎折後再向左或右彎折，以形成一第一焊接端，該複數個第二端子之一端係分別穿置於該複數個開槽中且外露於該開槽，另一端則分別向下彎折後再向水平方向延伸，以形成一第二焊接端，且該連接器本體之前端向下延伸以形成一止擋部，該止擋部上則具有一第一導角；以及

一基板，其上具有複數個第一接觸墊及複數個第二接觸墊，其中，該複數個第一接觸墊係位於該基板前端與該第一焊接端相對應之位置，以供該複數個第一端子耦接，該複數個第二接觸墊係位於該基板後端與該第二焊接端相對應之位置，以供該複數個第二端子耦接，以形成一 USB 連接器。

2. 如申請專利範圍第 1 項所述之 USB 連接器，其中該基板為一晶片直接封裝基板（COB）或印刷電路板基板。

3. 如申請專利範圍第 1 項所述之 USB 連接器，其中該複數個第一接觸墊、第一焊接端、複數個第一端子之數量皆為四個，可構成一 USB2.0 連接器；該複數個第二接觸墊、第二焊接端、複數個開槽及複數個第二端子之數量皆為五個，於結合後可構成一 USB3.0 連接器。

4. 如申請專利範圍第 1 項所述之 USB 連接器，其中該基板上進一步具有一 USB 控制器及至少一快閃記憶體分別耦接至該複數個第一接觸墊及複數個第二接觸墊。

5. 如申請專利範圍第 1 項所述之 USB 連接器，其中該每一第二端子之一端於外露該開槽後進一步向上彎折後再向下彎折。

6. 如申請專利範圍第 1 項所述之 USB 連接器，其中該第一端子之前端進一步具有一第二導角，且該第一導角及第二導角分別為 30 度。

7. (刪除) 一種 USB 連接器，其包括：

一連接器本體，其具有複數個開槽、複數個第一端子及複數個第二端子，其中，每兩開槽間具有一槽柱相間隔，該複數個第一端子之一端係分別置於該複數個槽柱之下方且外露於該複數個槽柱後再向前延伸，另一端則分別向下彎折後再向水平方向延伸，以形成一第一焊接端，該複數個第二端子之一端係分別穿置於該複數個開槽中且外露於該開槽，另一端則分別向下彎折後再向水平方向延伸，以形成一第二焊接端，且該連接器本體之前端向下延伸以形成一止擋部，該止擋部上則具有一第一導角；以及

一基板，其上具有複數個第一接觸墊及複數個第二接觸墊，且該複數個第一接觸墊及複數個第二接觸墊係呈交錯配置，以分別供該複數個第一端子及該複數個第二端子耦接，以形成一 USB 連接器。

8. (刪除) 如申請專利範圍第 7 項所述之 USB 連接器，其中該基板為一晶片直接封裝基板或印刷電路板基板。

9. (刪除) 如申請專利範圍第 7 項所述之 USB 連接器，其中該複數個第一接觸墊、第一焊接端、複數個第一端子之數量皆為四個，可構成一 USB2.0 連接器；該複數個第二接觸墊、第二焊接端、複數個開槽及複數個第二端子之數量皆為五個，於結合後可構成一 USB3.0 連接器。

10. (刪除) 如申請專利範圍第 7 項所述之 USB 連接器，其中該基板上進一步具有一 USB 控制器及至少一快閃記憶體分別耦接至該複數個第一接觸墊及複數個第二接觸墊。

11. (刪除) 如申請專利範圍第 7 項所述之 USB 連接器，其中該每一第二端子之一端於外露該開槽後進一步向上彎折後再向

下彎折。

12. (刪除) 如申請專利範圍第 7 項所述之 USB 連接器，其中該第一端子之前端進一步具有一第二導角，且該第一導角及第二導角分別為 30 度。

13. 一種 USB 連接器，其包括：

一連接器本體，其具有複數個開槽、複數個第一端子及複數個第二端子，每兩開槽間具有一槽柱相間隔，其中，該複數個第一端子之一端係分別置於該複數個槽柱之前方，且其側邊分別向下彎折後再向左或右彎折，以形成一第一焊接端，該複數個第二端子之一端係分別穿置於該複數個開槽中且外露於該開槽，另一端則分別向下彎折後再向水平方向延伸，以形成一第二焊接端，且該連接器本體之前端具有一第一導角；以及

一基板，其上具有複數個第一接觸墊及複數個第二接觸墊，其中，該複數個第一接觸墊係位於該基板前端與該第一焊接端相對應之位置，以供該複數個第一端子耦接，該複數個第二接觸墊係位於該基板後端與該第二焊接端相對應之位置，以供該複數個第二端子耦接，以形成一 USB 連接器。

14. 如申請專利範圍第 13 項所述之 USB 連接器，其中該基板為一晶片直接封裝基板或印刷電路板基板。

15. 如申請專利範圍第 13 項所述之 USB 連接器，其中該複數個第一接觸墊、第一焊接端、複數個第一端子之數量皆為四個，可構成一 USB2.0 連接器；該複數個第二接觸墊、第二焊接端、複數個開槽及複數個第二端子之數量皆為五個，於結合後可構成一 USB3.0 連接器。

16. 如申請專利範圍第 13 項所述之 USB 連接器，其中該基板上進一步具有一 USB 控制器及至少一快閃記憶體分別耦接至該複數個第一接觸墊及複數個第二接觸墊。

17. 如申請專利範圍第 13 項所述之 USB 連接器，其中該每一

第二端子之一端於外露該開槽後進一步向上彎折後再向下彎折。

18. 如申請專利範圍第 13 項所述之 USB 連接器，其中該第一端子之前端進一步具有一第二導角，且該第一導角及第二導角分別為 30 度。

19. (刪除) 一種 USB 連接器，其包括：

一連接器本體，其具有複數個開槽、複數個第一端子及複數個第二端子，其中，每兩開槽間具有一槽柱相間隔，該複數個第一端子之一端係分別置於該複數個槽柱之下方且外露於該複數個槽柱後再向前延伸，另一端則分別向下彎折後再向水平方向延伸，以形成一第一焊接端，該複數個第二端子之一端係分別穿置於該複數個開槽中且外露於該開槽，另一端則分別向下彎折後再向水平方向延伸，以形成一第二焊接端，且該連接器本體之前端具有一第一導角；以及

一基板，其上具有複數個第一接觸墊及複數個第二接觸墊，且該複數個第一接觸墊及複數個第二接觸墊係呈交錯配置，以分別供該複數個第一端子及該複數個第二端子耦接，以形成一 USB 連接器。

20. (刪除) 如申請專利範圍第 19 項所述之 USB 連接器，其中該基板為一晶片直接封裝基板或印刷電路板基板。

21. (刪除) 如申請專利範圍第 19 項所述之 USB 連接器，其中該複數個第一接觸墊、第一焊接端、複數個第一端子之數量皆為四個，可構成一 USB2.0 連接器；該複數個第二接觸墊、第二焊接端、複數個開槽及複數個第二端子之數量皆為五個，於結合後可構成一 USB3.0 連接器。

22. (刪除) 如申請專利範圍第 19 項所述之 USB 連接器，其中該基板上進一步具有一 USB 控制器及至少一快閃記憶體分別耦接至該複數個第一接觸墊及複數個第二接觸墊。

23. (刪除) 如申請專利範圍第 19 項所述之 USB 連接器，其

中該每一第二端子之一端於外露該開槽後進一步向上彎折後再向下彎折。

24. (刪除) 如申請專利範圍第 19 項所述之 USB 連接器，其中該第一端子之前端進一步具有一第二導角，且該第一導角及第二導角分別為 30 度。