

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2009-38444

(P2009-38444A)

(43) 公開日 平成21年2月19日(2009.2.19)

(51) Int.Cl.		F I			テーマコード (参考)
<b>H O 4 L 12/56</b>	<b>(2006.01)</b>	H O 4 L 12/56	2 6 O A		5 K O 3 O
<b>H O 4 W 92/00</b>	<b>(2009.01)</b>	H O 4 B 7/26	1 O 4 A		5 K O 6 7
<b>H O 4 W 36/38</b>	<b>(2009.01)</b>	H O 4 B 7/26	1 O 8 B		

審査請求 未請求 請求項の数 17 O L (全 20 頁)

(21) 出願番号	特願2007-198683 (P2007-198683)	(71) 出願人	000001122
(22) 出願日	平成19年7月31日 (2007.7.31)		株式会社日立国際電気
			東京都千代田区外神田四丁目14番1号
		(74) 代理人	100075513
			弁理士 後藤 政喜
		(74) 代理人	100114236
			弁理士 藤井 正弘
		(74) 代理人	100120260
			弁理士 飯田 雅昭
		(72) 発明者	若山 浩二
			東京都国分寺市東恋ヶ窪一丁目280番地
			株式会社日立製作所中央研究所内
		(72) 発明者	若井 洋丈
			東京都小平市御幸町32番地 株式会社日立国際電気内

最終頁に続く

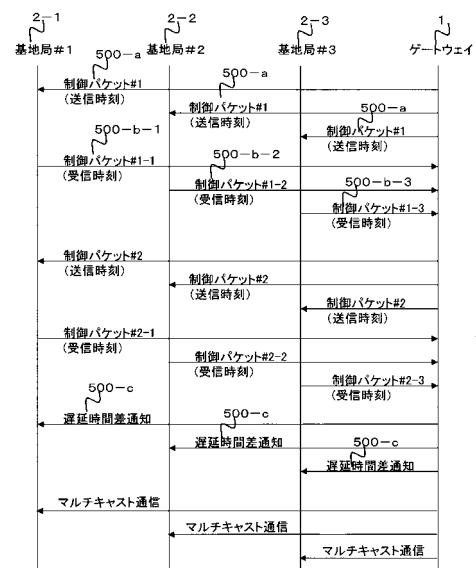
(54) 【発明の名称】 ネットワークシステム、制御方法及びゲートウェイ装置

## (57) 【要約】

【課題】端末がパケットを受信する基地局装置をハンドオーバーする場合にパケット落ちを防止できる方法を提供する。

【解決手段】有線ネットワークに接続されるゲートウェイ装置及びゲートウェイ装置に有線ネットワークを介して接続され、無線アクセス方式を提供する少なくとも二つの基地局装置を備えるネットワークシステムにおいて、ゲートウェイ装置は、ゲートウェイ装置と各基地局装置との間における情報の遅延時間を基地局装置ごとに算出し、算出した各基地局装置の遅延時間から、最大の遅延時間を選択し、選択された最大の遅延時間と各基地局装置の遅延時間との差を各基地局装置の遅延時間差として算出し、算出された各基地局装置の遅延時間差を、対応する基地局装置に通知することを特徴とする。

【選択図】図11



**【特許請求の範囲】****【請求項 1】**

有線ネットワークに接続されるゲートウェイ装置及び前記ゲートウェイ装置に前記有線ネットワークを介して接続され、無線アクセス方式を提供する少なくとも二つの無線基地局装置を備え、前記ゲートウェイ装置と前記各基地局装置との間で情報を通信するネットワークシステムにおいて、

前記ゲートウェイ装置は、

前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を前記基地局装置ごとに算出し、

前記算出した各基地局装置の遅延時間から、最大の遅延時間を選択し、

前記選択された最大の遅延時間と前記各基地局装置の遅延時間との差を算出し、

前記算出された各基地局装置の遅延時間の差を、対応する基地局装置に通知することを特徴とするネットワークシステム。

10

**【請求項 2】**

前記ネットワークシステムは、更に前記無線アクセス方式を介して接続可能な端末を備え、

前記各基地局装置は、

前記ゲートウェイ装置とマルチキャストを用いて通信し、

前記通知された遅延時間の差に基づいて、前記ゲートウェイ装置から受信した前記マルチキャストを用いて通信される情報を前記端末に遅延させて送信することを特徴とする請求項 1 に記載のネットワークシステム。

20

**【請求項 3】**

前記ゲートウェイ装置は、送信した送信時刻を含む第 1 制御パケットを前記各基地局装置に送信し、

前記各基地局装置は、前記第 1 制御パケットを受信した場合、前記第 1 制御パケットに含まれる前記送信時刻及び前記第 1 制御パケットが受信された受信時刻を含む第 2 制御パケットを前記ゲートウェイ装置に送信し、

前記ゲートウェイ装置は、前記第 2 制御パケットを受信した場合、前記第 2 制御パケットに含まれる前記受信時刻と前記送信時刻との差を算出することによって、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 1 に記載のネットワークシステム。

30

**【請求項 4】**

前記ゲートウェイ装置は、前記第 1 制御パケットをマルチキャストを用いて前記各基地局装置に送信することを特徴とする請求項 3 に記載のネットワークシステム。

**【請求項 5】**

前記ゲートウェイ装置は、前記第 1 制御パケットをユニキャストを用いて前記各基地局装置に送信することを特徴とする請求項 3 に記載のネットワークシステム。

**【請求項 6】**

前記各基地局装置は、送信した送信時刻を含む制御パケットを前記ゲートウェイ装置に送信し、

40

前記ゲートウェイ装置は、前記制御パケットを受信した場合、前記制御パケットに含まれる送信時刻と前記制御パケットを受信した時刻との差を算出することにより、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 1 に記載のネットワークシステム。

**【請求項 7】**

有線ネットワークに接続されるゲートウェイ装置及び前記ゲートウェイ装置に前記有線ネットワークを介して接続され、無線アクセス方式を提供する少なくとも二つの基地局装置を備え、前記ゲートウェイ装置と前記各基地局装置との間で情報を通信するネットワークシステムにおける前記各基地局装置の間で情報を送信するタイミングの制御方法において、

50

前記ゲートウェイ装置は、

前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を前記基地局装置ごとに算出し、

前記算出した各基地局装置の遅延時間から、最大の遅延時間を選択し、

前記選択された最大の遅延時間と前記各基地局装置の遅延時間との差を算出し、

前記算出された各基地局装置の遅延時間の差を、対応する基地局装置に通知することを特徴とする制御方法。

【請求項 8】

前記ネットワークシステムは、更に無線アクセス方式を介して接続可能な端末を備え、

前記基地局装置は、

前記ゲートウェイ装置とマルチキャストを用いて通信し、

前記通知された遅延時間の差に基づいて、前記ゲートウェイ装置から受信した前記マルチキャストを用いて通信される情報を前記端末に遅延させて送信することを特徴とする請求項 7 に記載の制御方法。

【請求項 9】

前記ゲートウェイ装置は、送信した送信時刻を含む第 1 制御パケットを前記各基地局装置に送信し、

前記各基地局装置は、前記第 1 制御パケットを受信した場合、前記第 1 制御パケットに含まれる前記送信時刻及び前記第 1 制御パケットが受信された受信時刻を含む第 2 制御パケットを前記ゲートウェイ装置に送信し、

前記ゲートウェイ装置は、前記第 2 制御パケットを受信した場合、前記第 2 制御パケットに含まれる前記受信時刻と前記送信時刻との差を算出することによって、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 7 に記載の制御方法。

【請求項 10】

前記ゲートウェイ装置は、前記第 1 制御パケットをマルチキャストを用いて前記各基地局装置に送信することを特徴とする請求項 9 に記載の制御方法。

【請求項 11】

前記ゲートウェイ装置は、前記第 1 制御パケットをユニキャストを用いて前記各基地局装置に送信することを特徴とする請求項 9 に記載の制御方法。

【請求項 12】

前記各基地局装置は、送信した送信時刻を含む制御パケットを前記ゲートウェイ装置に送信し、

前記ゲートウェイ装置は、前記制御パケットを受信した場合、前記制御パケットに含まれる送信時刻と前記制御パケットを受信した時刻との差を算出することにより、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 7 に記載の制御方法。

【請求項 13】

無線アクセス方式を提供する少なくとも二つの基地局装置と有線ネットワークを介して接続され、前記基地局装置と通信するゲートウェイ装置において、

前記ゲートウェイ装置は、演算処理をするプロセッサと、前記プロセッサに接続される記憶部と、前記ネットワーク及び前記有線ネットワークに接続されるネットワークインタフェースとを備え、

前記プロセッサは、

前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を前記基地局装置ごとに算出し、

前記算出した各基地局装置の遅延時間から、最大の遅延時間を選択し、

前記選択された最大の遅延時間と前記各基地局装置の遅延時間との差を算出し、

前記算出された各基地局装置の遅延時間の差を、対応する基地局装置に通知することを特徴とするゲートウェイ装置。

10

20

30

40

50

## 【請求項 14】

前記プロセッサは、  
送信した送信時刻を含む第 1 制御パケットを前記各基地局装置に送信し、  
前記各基地局装置が前記第 1 制御パケットを受信した受信時刻を含む第 2 制御パケットを前記各基地局装置から受信し、  
前記第 2 制御パケットに含まれる前記受信時刻と前記送信時刻との差を算出することによって、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 13 に記載のゲートウェイ装置。

## 【請求項 15】

前記プロセッサは、前記第 1 制御パケットをマルチキャストを用いて前記各基地局装置に送信することを特徴とする請求項 14 に記載のゲートウェイ装置。

10

## 【請求項 16】

前記プロセッサは、前記第 1 制御パケットをユニキャストを用いて前記各基地局装置に送信することを特徴とする請求項 14 に記載のゲートウェイ装置。

## 【請求項 17】

前記プロセッサは、  
前記各基地局装置によって送信された送信時刻を含む制御パケットを前記各基地局装置から受信し、  
前記制御パケットに含まれる送信時刻と前記制御パケットを受信した時刻との差を算出することにより、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を算出することを特徴とする請求項 13 に記載のゲートウェイ装置。

20

## 【発明の詳細な説明】

## 【技術分野】

## 【0001】

本発明は、ゲートウェイ装置と複数の基地局装置との間で情報を通信するネットワークシステムに関し、特に複数の基地局装置が情報を送信するタイミングを同期するネットワークシステムに関する。

## 【背景技術】

## 【0002】

IEEE 802.16e 標準のモバイル WiMAX (Worldwide Interoperability for Microwave Access) は、MBS (Multicast and Broadcast Service) を規定している。IEEE 802.16e に規定された MBS を用いることによって、無線アクセスを利用した放送型サービスの提供が可能となる。IEEE 802.16e では、MBS において、各基地局装置が端末にパケットを送信するタイミングの同期化を推奨している。しかしながら、具体的な送信タイミングを同期化するアルゴリズムは標準化の対象外である。

30

## 【0003】

情報を提供するサーバにネットワークを介して接続されるゲートウェイ装置は、同時刻に複数の基地局装置にサーバによって提供される情報のパケットをマルチキャストにより送信する。しかし、各基地局装置までの途中の伝送路が異なるため、各基地局装置にパケットが到着する時刻が異なる。

40

## 【0004】

マルチキャストによる通信において、端末が移動しない場合、パケットが端末に到着する時刻に差があっても問題ない。しかし、移動通信のように端末が移動する場合、具体的には、ある基地局装置によって提供される端末が無線で基地局装置にアクセス可能なエリア (以下、セルという) から他の基地局装置によって提供されるセルに端末が移動する場合、各基地局装置間でパケットを送信するタイミングが同期されていなければ、端末が受信できないパケットが生じうる。

## 【0005】

例えば、1 パケットが 1500 バイト、通信速度が 10 Mbit/s の通信の場合につ

50

いて説明する。この場合、基地局装置が1パケットを送信するのに1.2ミリ秒かかる。

【0006】

ある基地局装置によって提供されるセルと他の基地局装置によって提供されるセルとの境界に端末が位置し、端末がパケットを受信しているセルから他のセルにハンドオーバーする場合、端末が受信していたパケットと同じパケットを他の基地局装置から受信するためには、ハンドオーバーする前の基地局装置とハンドオーバーした後の基地局装置との送信タイミングの差は1.2ミリ秒以内でなければならない。

【0007】

無線制御装置と基地局装置との間におけるパケットの遅延時間を測定し、無線制御装置が各基地局装置の送信タイミングを制御する方式が規定されている（非特許文献1参照）。しかし、マルチキャストによる通信の場合、各基地局装置の間で送信タイミングの差が大きくなると、端末がパケットを受信するセルをハンドオーバーする場合の情報の引継ぎが行いにくくなることが問題となる。

10

【0008】

この問題を解決する手段として、セルを制御する制御装置ごとに、送信タイミング同期処理を行う周期及び送信タイミング同期処理の制度を設定することによって、送信タイミングを決定する（特許文献1参照）。

【非特許文献1】3GPP TS 25.402 V5.1.0 Synchronisation in UTRAN Stage 2 2002.6

【特許文献1】特開2005-210698号公報

20

【発明の開示】

【発明が解決しようとする課題】

【0009】

しかしながら、特許文献1に記載された技術では、無線制御装置と基地局間の複数経路の具体的な遅延時間差を考慮していない。

【0010】

本発明の目的は、無線アクセスネットワークを用いたマルチキャストによる通信において、ゲートウェイ装置と基地局装置との間のパケットの伝搬遅延差に基づいて、各基地局装置間でパケットの送信タイミングを同期させることである。

【課題を解決するための手段】

30

【0011】

本発明の代表的な一形態によると、有線ネットワークに接続されるゲートウェイ装置及び前記ゲートウェイ装置に前記有線ネットワークを介して接続され、無線でアクセス可能なセルを提供する少なくとも二つの無線基地局装置を備え、前記ゲートウェイ装置と前記各基地局装置との間で情報を通信するネットワークシステムにおいて、前記ゲートウェイ装置は、前記ゲートウェイ装置と前記各基地局装置との間における情報の遅延時間を前記基地局装置ごとに算出し、前記算出した各基地局装置の遅延時間から、最大の遅延時間を選択し、前記選択された最大の遅延時間と前記各基地局装置の遅延時間との差を算出し、前記算出された各基地局装置の遅延時間の差を、対応する基地局装置に通知することを特徴とする。

40

【発明の効果】

【0012】

本発明の一形態によると、端末がパケットを受信する基地局装置をハンドオーバーする場合にパケット落ちを防止できる。

【発明を実施するための最良の形態】

【0013】

以下、本発明の実施形態を図面を用いて説明する。

【0014】

図1Aは、本発明の実施形態のネットワークシステムの構成を示す図である。

【0015】

50

本実施形態のネットワークシステムは、ゲートウェイ装置 1、基地局装置 2、サーバ 3 及び端末 4 を備える。

【0016】

ゲートウェイ装置 1 は、コアネットワーク又はインターネット及び基地局装置 2 によって構築されるアクセスネットワークを接続する。なお、ゲートウェイ装置 1 は、図 2 ~ 図 4 で詳細を説明する。

【0017】

基地局装置 2 は、端末 4 が無線によってアクセスするための無線アクセス方式を提供する。なお、基地局装置 2 は、図 5 ~ 図 9 で詳細を説明する。

【0018】

サーバ 3 は、ストリーミング及び WWW ( World Wide Web ) 等によって情報を端末 4 に提供する。

【0019】

端末 4 は、無線によってアクセス可能なエリアであるセル内に位置する場合に、基地局装置 2 と接続し、サーバ 3 によって提供される情報のパケットを受信できる。

【0020】

図 1 B は、本発明の実施形態のアクセスネットワークにおけるマルチキャストによる通信を説明する図である。

【0021】

ゲートウェイ装置 1 は、基地局装置 2 - 1、2 - 2、2 - 3 及び 2 - 4 のうち、基地局装置 2 - 1、2 - 2 及び 2 - 3 に対してのみ、パケットを送信する。

【0022】

この場合、基地局装置 2 - 1、2 - 2 及び 2 - 3 には、同じマルチキャストアドレスが設定される。

【0023】

サーバ 3 は、端末 4 に対して提供する情報のパケットをゲートウェイ装置 1 に送信する。なお、サーバ 3 によって送信されるパケットにはマルチキャストアドレスが含まれる。

【0024】

ゲートウェイ装置 1 は、サーバ 3 によって送信されたパケットを受信すると、受信したパケットを複製し、複製されたパケットを基地局装置 2 - 1、2 - 2 及び 2 - 3 に転送する。

【0025】

そして、基地局装置 2 - 1、2 - 2 及び 2 - 3 は、転送されたパケットを受信する。なお、基地局装置 2 - 4 には、マルチキャストアドレスが設定されていないので、ゲートウェイ装置 1 はパケットを基地局装置 2 - 4 に転送しない。

【0026】

図 2 は、本発明の実施形態のゲートウェイ装置 1 の構成を示すブロック図である。

【0027】

ゲートウェイ装置 1 は、回線対応部 11、スイッチ部 12 及び制御部 13 を備える。

【0028】

回線対応部 11 は、アクセスネットワークとコアネットワーク又はインターネットと接続する物理回線インタフェースである。また、回線対応部 11 は、ある回線対応部 11 で受信したパケットを転送する回線対応部 11 を決定する。なお、回線対応部 11 は、図 4 で詳細を説明する。

【0029】

スイッチ部 12 は、決定された転送先の回線対応部 11 までの転送経路を決定する。

【0030】

制御部 13 は、ゲートウェイ装置 1 の全体の制御し、制御プレーンの処理を実行する。なお、制御部 13 は、図 3 で詳細を説明する。

【0031】

10

20

30

40

50

図 3 は、本発明の実施形態のゲートウェイ装置 1 に備わる制御部 1 3 の構成を示すブロック図である。

【 0 0 3 2 】

制御部 1 3 は、CPU 1 3 1、メモリ 1 3 2 及びバス I / F ( インタフェース ) 1 3 3 を備える。

【 0 0 3 3 】

CPU 1 3 1 は、メモリ 1 3 2 に記憶された各種プログラムを実行する。メモリ 1 3 2 は、各種プログラムを記憶する。バス I / F 1 3 3 は、制御部 1 3 がスイッチ部 1 2 及び回線対応部 1 1 と接続するためのインタフェースである。

【 0 0 3 4 】

図 4 は、本発明の実施形態のゲートウェイ装置 1 に備わる回線対応部 1 1 の構成を示すブロック図である。

【 0 0 3 5 】

回線対応部 1 1 は、受信部 1 1 1、送信部 1 1 2、パケットバッファ 1 1 3、制御部 I / F ( インタフェース ) 1 1 4、CPU 1 1 5、メモリ 1 1 6、スイッチ部 I / F ( インタフェース ) 1 1 7、検索エンジン 1 1 8 及び検索テーブル 1 1 9 を備える。

【 0 0 3 6 】

受信部 1 1 1 は、パケットの受信処理を実行する。具体的には、受信部 1 1 1 は、受信したパケットの物理レイヤ及びデータリンクレイヤを終端する。送信部 1 1 2 は、パケットの送信処理を実行する。具体的には、送信部 1 1 2 は、送信するパケットの物理レイヤ及びデータリンクレイヤを終端する。

【 0 0 3 7 】

パケットバッファ 1 1 3 は、受信したパケット又は送信するパケットを一時的に格納する。

【 0 0 3 8 】

制御部 I / F 1 1 4 は、回線対応部 1 1 が制御部 1 3 と接続するためのインタフェースである。

【 0 0 3 9 】

CPU 1 1 5 は、メモリ 1 1 6 に記憶された各種プログラムを実行し、検索テーブル 1 1 9 の設定処理及び回線対応部 1 1 の制御処理を実行する。メモリ 1 1 6 は、各種プログラムを記憶する。

【 0 0 4 0 】

スイッチ部 I / F 1 1 7 は、回線対応部 1 1 がスイッチ部 1 2 と接続するためのインタフェースである。

【 0 0 4 1 】

検索テーブル 1 1 9 は、パケットの転送先のアドレスが登録されたテーブルである。検索エンジン 1 1 8 は、検索テーブル 1 1 9 を参照し、パケットの転送先に関する情報を取得する。

【 0 0 4 2 】

図 5 は、本発明の実施形態の基地局装置 2 の構成を示すブロック図である。

【 0 0 4 3 】

基地局装置 2 は、無線アクセス用の回線対応部 2 1、有線のアクセスネットワーク用の回線対応部 2 2、制御部 2 3 及びスイッチ部 2 4 を備える。

【 0 0 4 4 】

無線アクセス用の回線対応部 2 1 は、基地局装置 2 が端末に対して無線アクセス方式を提供するための物理回線インタフェースである。アクセスネットワーク用の回線対応部 2 2 は、基地局装置 2 がアクセスネットワークと接続する物理回線インタフェースである。また、無線インタフェース用の回線対応部 2 1 は、ある回線対応部 1 1 で受信したパケットを転送する回線対応部 1 1 を決定する。なお、アクセスネットワーク用の回線対応部 2 2 は図 6 で詳細を説明する。また、無線インタフェース用の回線対応部 2 1 は、図 4 に示

10

20

30

40

50

すゲートウェイ装置 1 に備わる回線対応部 1 1 と同じ構成であるので説明を省略する。ただし、送信部は、パケットを無線インタフェースに送信するための処理をする。

【 0 0 4 5 】

制御部 2 3 は、基地局装置 2 の全体の制御を担うとともに、制御プレーンの処理を実行する。なお、制御部 2 3 は、図 9 で詳細を説明する。

【 0 0 4 6 】

スイッチ部 2 4 は、パケットの回線対応部間での転送処理を行う。

【 0 0 4 7 】

図 6 は、本発明の実施形態の基地局装置 2 に備わるアクセスネットワーク用の回線対応部 2 2 の構成を示すブロック図である。

10

【 0 0 4 8 】

回線対応部 2 2 は、受信部 2 2 1、送信部 2 2 2、パケットバッファ 2 2 3、制御部 I / F (インタフェース) 2 2 4、CPU 2 2 5、メモリ 2 2 6、スイッチ部 I / F (インタフェース) 2 2 7、検索エンジン 2 2 8、検索テーブル 2 2 9 及び遅延制御部 2 5 0 を備える。

【 0 0 4 9 】

遅延制御部 2 5 0 以外の構成は、図 4 に示すゲートウェイ装置 1 に備わる回線対応部 1 1 と同じ構成なので、説明を省略する。

【 0 0 5 0 】

遅延制御部 2 5 0 は、受信部 2 2 1 とパケットバッファ 2 2 3 との間に接続される。遅延制御部 2 5 0 は、受信したパケットを、ゲートウェイ装置 1 から通知される遅延時間差だけ遅らせて送信する。なお、遅延時間差は、ゲートウェイ装置 1 によって算出される。遅延時間差は、図 1 1 で詳細を説明する。また、遅延制御部 2 5 0 は、図 7 で詳細を説明する。

20

【 0 0 5 1 】

図 7 は、本発明の実施形態の回線対応部 2 5 に備わる遅延制御部 2 5 0 の構成を示すブロック図である。

【 0 0 5 2 】

遅延制御部 2 5 0 は、バッファ 2 5 0 1、バッファ制御部 2 5 0 2 及びマルチキャスト管理テーブル 2 5 0 3 を備える。

30

【 0 0 5 3 】

バッファ 2 5 0 1 は、マルチキャストアドレス毎に論理的に分割されている。そして、遅延制御部 2 5 0 が受信したパケットは、受信したパケットのマルチキャストアドレス毎にバッファ 2 5 0 1 に一次的に格納される。

【 0 0 5 4 】

バッファ制御部 2 5 0 2 は、マルチキャスト管理テーブル 2 5 0 3 を参照し、受信したパケットをバッファ 2 5 0 1 に格納しておく時間を決定する。

【 0 0 5 5 】

マルチキャスト管理テーブル 2 5 0 3 は、マルチキャストアドレスごとの遅延時間差を管理するテーブルである。なお、マルチキャストテーブル 2 5 0 3 は図 8 で詳細を説明する。

40

【 0 0 5 6 】

なお、遅延制御部 2 5 0 の動作は、図 1 5 で詳細を説明する。

【 0 0 5 7 】

図 8 は、本発明の実施形態のマルチキャスト管理テーブル 2 5 0 3 を説明する図である。

【 0 0 5 8 】

マルチキャスト管理テーブル 2 5 0 3 は、宛先アドレス 2 5 0 3 1 及び遅延時間 2 5 0 3 2 を含む。

【 0 0 5 9 】

50



宛先アドレス 25031 には、基地局装置 2 が受信するパケットの転送先となるマルチキャストアドレスが登録される。遅延時間 25032 には、宛先アドレスに登録されたマルチキャストアドレスのパケットを送信するタイミングを各基地局装置 2 間で調整するための遅延時間が登録される。

【0060】

図 9 は、本発明の実施形態の基地局装置 2 に備わる制御部 23 の構成を示すブロック図である。

【0061】

制御部 23 は、CPU 231、メモリ 232 及びバス I/F (インタフェース) 233 を備える。

【0062】

CPU 231 は、メモリ 232 に記憶された各種プログラムを実行する。メモリ 232 は、各種プログラムを記憶する。バス I/F 233 は、制御部 23 が、セル用の回線対応部 21、アクセスネットワーク用の回線対応部 22 及びスイッチ部 24 と接続するための物理インタフェースである。

【0063】

図 10 は、本発明の実施形態の制御パケット 500 を説明する図である。

【0064】

制御パケット 500 は、宛先装置 ID 501、送信元装置 ID 502、種別 503、シーケンス情報 504、設定情報 505 及びパケット長 506 を含む。

【0065】

宛先装置 ID 501 には、パケットを受信する装置の識別子が登録される。なお、宛先装置 ID 501 には、マルチキャストアドレス又はパケットを送信する装置の識別子が登録される。

【0066】

種別 503 には、制御パケット 500 の種別を示す識別子が登録される。なお、制御パケット 500 の種別には遅延測定要求、遅延測定応答及び遅延時間差通知等がある。シーケンス番号 504 には、制御パケット 500 の順番を示す識別子が登録される。

【0067】

設定情報 505 には、制御パケット 500 の種々の設定情報が登録される。遅延時間測定要求パケットの場合、当該制御パケット 500 がゲートウェイ装置 1 によって送信された時刻が登録される。

【0068】

制御パケット 500 のデータサイズは、可変長としてもよい。制御パケット 500 のデータサイズを、例えば、サーバ 3 によって実際に送信されるパケットと同じにすることによって、サーバ 3 が実際に送信するトラヒックに類似した遅延時間を測定できる。なお、制御パケット 500 のデータサイズは、パケット長 506 に登録される。

【0069】

また、制御パケット 500 は、IP (インターネットプロトコル) パケットとして送信してもよいし、IEEE 802.3 フレームとして送信してもよい。

【0070】

図 11 は、本発明の実施形態の遅延時間を測定するための処理の制御パケットのシーケンス図である。

【0071】

まず、ゲートウェイ装置 1 は、送信する時刻を設定した制御パケット 500 - a を、基地局装置 2 - 1、2 - 2 及び 2 - 3 にマルチキャストにより送信する。なお、基地局装置 2 - 1、2 - 2 及び 2 - 3 は、サーバ 3 によって送信されたパケットがマルチキャストにより転送される基地局装置である。

【0072】

制御パケット 500 - a の宛先装置 ID 501 には、基地局 2 - 1、2 - 2 及び 2 - 3

10

20

30

40

50

から構成されるマルチキャストのグループを識別するマルチキャストアドレスが登録される。

【 0 0 7 3 】

送信元装置 I D 5 0 2 には、制御パケットを送信するゲートウェイ装置 1 の識別子が登録される。種別 5 0 3 には、遅延測定を要求するパケットであることを示す識別子が登録される。シーケンス番号 5 0 4 には、制御パケットのシーケンス番号が登録される。設定情報 5 0 5 - 1 には、ゲートウェイ装置 1 が制御パケットを送信した時刻が登録される。

【 0 0 7 4 】

なお、制御パケットは、ゲートウェイ装置 1 に備わる制御部 1 3 が生成する。

【 0 0 7 5 】

次に、基地局装置 2 - 1、2 - 2 及び 2 - 3 が、ゲートウェイ装置 1 が送信した制御パケットを受信すると、制御パケット 5 0 0 - a を受信した時刻を設定した制御パケット 5 0 0 - b をゲートウェイ装置 1 に送信する。

【 0 0 7 6 】

制御パケット 5 0 0 - b の宛先装置 I D 5 0 1 には、受信した制御パケットの送信元装置 I D 5 0 2 に登録されていたゲートウェイ装置 1 の識別子が登録される。送信元装置 I D 5 0 2 には、受信した制御パケットの宛先装置 I D 5 0 1 に登録されていた基地局装置 2 の識別子が登録される。

【 0 0 7 7 】

種別 5 0 3 には、遅延測定の要求に応答するパケットであることを示す識別子が登録される。設定情報 5 0 5 - 1 には、ゲートウェイ装置 1 が制御パケットを送信した時刻が登録され、設定情報 5 0 5 - 2 には、基地局装置 2 が制御パケットを受信した時刻が登録される。

【 0 0 7 8 】

なお、制御パケットは、ゲートウェイ装置 1、または、基地局装置 2 に備わる制御部 2 3 が生成する。

【 0 0 7 9 】

そして、ゲートウェイ装置 1 及び基地局装置 2 は、前述した制御パケットの送受信を所定の回数だけ繰り返す。

【 0 0 8 0 】

次に、ゲートウェイ装置 1 は、ゲートウェイ装置 1 が制御パケットを送信してから各基地局装置 2 が制御パケットを受信するまでの遅延時間を算出する。

【 0 0 8 1 】

具体的には、ゲートウェイ装置 1 は、ゲートウェイ装置 1 がステップ 5 0 0 - b の処理で受信した制御パケットを参照し、ゲートウェイ装置 1 が制御パケットを送信した時刻とゲートウェイ装置 1 が送信した制御パケットを各基地局装置 2 が受信した時刻との差分を算出する。

【 0 0 8 2 】

そして、ゲートウェイ装置 1 は、各基地局装置 2 ごとに、遅延時間の平均値を算出する。

【 0 0 8 3 】

なお、ゲートウェイ装置 1 が送信する制御パケット 5 0 0 - a は、ゲートウェイ装置 1 に備わる制御部 1 3 が生成する。ゲートウェイ装置 1 が制御パケット 5 0 0 - a を送信した時刻と、ゲートウェイ装置 1 が送信した制御パケット 5 0 0 - a を各基地局装置 2 が受信した時刻との差分には、基地局装置 2 に備わるアクセスネットワーク用の回線対応部 2 2 による制御パケット 5 0 0 - a の受信処理にかかる時間、及びアクセスネットワーク用の回線対応部 2 2 から制御部 2 3 に転送処理に関する I P レイヤ等の上位レイヤ処理にかかる時間が含まれる。

【 0 0 8 4 】

そして、ゲートウェイ装置 1 は、算出した各基地局装置 2 の遅延時間の平均値から、最

10

20

30

40

50

も値の大きい基地局装置 2 の遅延時間の平均値（最大遅延時間）を決定する。

【0085】

次に、ゲートウェイ装置 1 は、決定した最大遅延時間と各基地局装置 2 の遅延時間の平均値との差分（遅延時間差）を算出する。

【0086】

そして、ゲートウェイ装置 1 は、制御パケット 500 - c を各基地局装置 2 に送信することにより、算出した遅延時間差を各基地局装置 2 に通知する。

【0087】

この場合、宛先装置 ID 501 及び送信元装置 ID 502 に登録される識別子は、ゲートウェイ装置 1 が送信する制御パケット 500 - a の宛先装置 ID 501 及び送信元 ID 502 に登録される識別子と同じなので説明を省略する。

10

【0088】

種別 503 には、遅延時間差を通知する制御パケットであることを示す識別子が登録される。設定情報 505 - 1 には、制御パケットを送信する遅延時間差が登録される。

【0089】

そして、この後、ゲートウェイ装置 1 は、マルチキャストによるデータ通信を開始する。

【0090】

なお、ステップ 500 - a の処理では、ゲートウェイ装置 1 は、制御パケットを基地局装置 2 - 1、2 - 2 及び 2 - 3 にマルチキャストにより送信したが、ユニキャストにより送信してもよい。この場合、宛先装置 ID 501 には、送信する基地局装置 2 の識別子が登録される。

20

【0091】

ゲートウェイ装置 1 がマルチキャストにより制御パケットを送信する場合、制御パケットのアクセスネットワーク内の経路が、マルチキャストにより転送されるサーバ 3 が配信する情報のパケットの経路と同じになるので、より遅延時間の測定精度が高くなる。この場合、ゲートウェイ装置 1 が送信する制御パケットの数は、サーバ 3 が配信する情報パケットのマルチキャストアドレスの数と一致する。

【0092】

ゲートウェイ装置 1 がユニキャストにより制御パケットを送信する場合、遅延時間は、制御パケットの伝送距離のみによって決定される。この場合、ゲートウェイ装置 1 が送信する制御パケットの宛先は、基地局装置 2 の数と一致する。

30

【0093】

なお、制御パケットの遅延時間の測定を実行するタイミングについて説明する。

【0094】

マルチキャストによる通信を開始する前に、制御パケットを用いた遅延時間の測定を実行してもよい。また、マルチキャストによる通信の経路の変更時、つまり、マルチキャストに参加する基地局装置 2 の数が増減した場合に、制御パケットを用いた遅延時間の測定を実行してもよい。さらに、マルチキャストによる通信中に、一定周期で、制御パケットを用いた遅延時間の測定を実行してもよい。

40

【0095】

図 12 は、本発明の実施形態のゲートウェイ装置 1 に記憶される遅延時間テーブル 1000 を説明する図である。

【0096】

遅延時間テーブル 1000 は、制御部 13 に備わるメモリ 132 に記憶される。

【0097】

遅延時間テーブル 1000 は、基地局 ID 1001 及び遅延時間 1002 を含む。遅延時間 1002 は、さらに、1 回目平均値 10021 ~ N 回目平均値 1002N 及び平均値 1003 を含む。

【0098】

50

基地局 I D 1 0 0 1 には、各基地局装置 2 の識別子が登録される。1 回目遅延時間 1 0 0 2 1 には、1 回目の遅延時間の測定により算出された遅延時間が登録される。N 回目遅延時間 1 0 0 2 N には、N 回目の遅延時間の測定により算出された遅延時間が登録される。平均値 1 0 0 3 には、1 回目 ~ N 回目の遅延時間を平均した遅延時間が登録される。

【 0 0 9 9 】

遅延測定要求パケットがユニキャストにより送信される場合、一つの遅延測定時間テーブル 1 0 0 0 は、制御部 1 3 に生成される。

【 0 1 0 0 】

一方、遅延測定要求パケット 5 0 0 - a のようにマルチキャストにより送信される場合、遅延時間テーブル 1 0 0 0 は、マルチキャストアドレスに対応する数だけ制御部 1 3 に生成される。これは、マルチキャストアドレスごとに送信される基地局装置 2 が相違し、アクセスネットワーク内の経路も相違するため、同じ基地局装置 2 の場合であっても、ゲートウェイ装置 1 と基地局装置 2 間での制御パケットの転送遅延時間が相違する場合があるからである。

【 0 1 0 1 】

図 1 3 は、本発明の実施形態のゲートウェイ装置 1 が基地局装置 2 によって送信された制御パケットを受信した場合の処理のフローチャートである。

【 0 1 0 2 】

まず、ゲートウェイ装置 1 は、制御パケットを受信すると ( S 3 - 1 0 )、基地局装置 2 が制御パケットの設定情報 5 0 5 - 2 に登録した受信時刻とゲートウェイ装置 1 が制御パケットの設定情報 5 0 5 - 1 に登録した送信時刻との差を計算し、遅延時間を算出する。そして、ゲートウェイ装置 1 は、算出した遅延時間を、算出した遅延時間の回数に対応する遅延時間テーブル 1 0 0 0 に含まれる遅延時間 1 0 0 2 1 ~ 1 0 0 2 N に登録する ( S 3 - 2 0 )。

【 0 1 0 3 】

次に、ゲートウェイ装置 1 は、遅延時間の平均を算出するために必要な数 ( 本実施形態では N 個 ) の制御パケットを基地局装置 2 から受信したか否かを判定する ( S 3 - 3 0 )。

【 0 1 0 4 】

N 個目の制御パケットを受信したと判定された場合、基地局装置 2 ごとに、1 回目 ~ N 回目の遅延時間の平均値を算出し ( S 3 - 4 0 )、対応する基地局装置 2 のエントリに含まれる平均値 1 0 0 3 に、算出した平均値を登録し、処理を終了する。

【 0 1 0 5 】

一方、N 個目の制御パケットを受信していないと判定された場合、遅延時間の測定を要求する制御パケットを基地局装置 2 に送信し ( S 3 - 5 0 )、処理を終了する。

【 0 1 0 6 】

図 1 4 は、本発明の実施形態の最大遅延時間を決定する処理のフローチャートである。

【 0 1 0 7 】

まず、ゲートウェイ装置 1 は、初期設定処理を実行する ( S 1 - 1 0 )。具体的には、ゲートウェイ装置 1 は、最大遅延時間を示す  $t_{MAX}$  の値を 0 に設定し、基地局装置を示す  $i$  の値を 0 に設定する。

【 0 1 0 8 】

次に、ゲートウェイ装置 1 は、 $i$  に 1 を加算する ( S 1 - 2 0 )。そして、ゲートウェイ装置 1 は、S 1 - 2 0 の処理で 1 を加算された  $i$  によって識別される基地局装置の遅延時間の平均値 (  $t(i)$  ) が、 $t_{MAX}$  以上であるか否かを判定する ( S 1 - 3 0 )。

【 0 1 0 9 】

$t(i)$  が  $t_{MAX}$  以上であると判定された場合、ゲートウェイ装置 1 は、 $t_{MAX}$  の値を  $t(i)$  の値に更新する ( S 1 - 4 0 )。一方、 $t(i)$  が  $t_{MAX}$  よりも小さいと判定された場合、S 1 - 5 0 の処理に進む。

10

20

30

40

50

## 【 0 1 1 0 】

次に、ゲートウェイ装置 1 は、 $i$  の値が基地局装置 2 の数と一致するか否かを判定する ( S 1 - 5 0 )。

## 【 0 1 1 1 】

$i$  の値が基地局装置 2 の数と一致すると判定された場合、処理を終了する ( S 1 - 6 0 )。一方、 $i$  の値が基地局装置 2 の数と一致しないと判定された場合、S 1 - 2 0 の処理に戻る。

## 【 0 1 1 2 】

図 1 5 は、本発明の実施形態の遅延制御部 2 5 0 の動作を説明するフローチャートである。

## 【 0 1 1 3 】

ここでは、マルチキャストによる通信が I P v 4 を用いて行われる場合であって、かつ制御パケットがゲートウェイ装置 1 によってマルチキャストにより送信される場合の例を示す。

## 【 0 1 1 4 】

まず、アクセスネットワーク用の回線対応部 2 2 に備わる受信部 2 2 1 が受信したパケットが遅延制御部 2 5 0 に転送される ( S 2 - 1 0 )。

## 【 0 1 1 5 】

遅延制御部 2 5 0 は、受信部 2 2 1 からパケットを受信すると、受信したパケットがマルチキャストにより通信されるパケットであるか否かを判定する ( S 2 - 2 0 )。

## 【 0 1 1 6 】

具体的には、遅延制御部 2 5 0 は、受信したパケットのパケットヘッダに設定された宛先アドレス ( I P v 4 ) の上位 4 ビットが「 1 1 1 0 」であるか否かを判定する。なお、宛先アドレス上位 4 ビットが「 1 1 1 0 」以外である場合、ユニキャストにより通信されるパケットである。

## 【 0 1 1 7 】

受信したパケットがマルチキャストにより通信されるパケットでないと判定された場合、受信したパケットはユニキャストにより通信されるパケットであるため、遅延時間を考慮する必要がないので、遅延制御部 2 5 0 は、遅延時間  $t_d$  を 0 に設定し ( S 2 - 7 0 )、S 2 - 8 0 の処理に進む。

## 【 0 1 1 8 】

一方、受信したパケットがマルチキャストにより通信されるパケットであると判定された場合、遅延制御部 2 5 0 は、受信したパケットの種別 5 0 3 を参照し、受信したパケットが制御パケットであるか否かを判定する ( S 2 - 3 0 )。

## 【 0 1 1 9 】

受信したパケットが制御パケットであると判定された場合、遅延制御部 2 5 0 は、受信した制御パケットを基地局装置 2 で終端させるため、宛先アドレスを基地局装置 2 の識別子に変更し ( S 2 - 5 0 )、遅延時間  $t_d$  を 0 に設定し ( S 2 - 6 0 )、S 2 - 8 0 の処理に進む。

## 【 0 1 2 0 】

一方、受信したパケットが制御パケットでないと判定された場合、遅延制御部 2 5 0 は、マルチキャスト管理テーブル 2 5 0 2 に含まれる宛先アドレス 2 5 0 3 1 に登録されたアドレスが受信したパケットの宛先アドレスと一致するエントリの遅延時間 2 5 0 3 2 に登録された値を読み出す。そして、遅延制御部 2 5 0 は、受信したパケットの遅延時間  $t_d$  に読み出した値を設定する ( S 2 - 4 0 )。

## 【 0 1 2 1 】

そして、遅延制御部 2 5 0 は、設定された遅延時間  $t_d$  に基づいて、受信したパケットをパケットバッファ 2 2 3 - 1 に送信し ( S 2 - 8 0 )、処理を終了する ( S 2 - 9 0 )。

## 【 0 1 2 2 】

10

20

30

40

50

以上により、基地局装置 2 は、ゲートウェイ装置 1 と基地局装置 2 との間のパケットの遅延時間差に基づいて、各基地局装置 2 間でパケットを送信するタイミングを制御できる。

【 0 1 2 3 】

なお、本実施形態では、ゲートウェイ装置 1 によって送信時刻を設定した制御パケットが基地局装置 2 に送信され、基地局装置 2 が制御パケットを受信した時刻を設定した制御パケットをゲートウェイ装置 1 に送信する場合について説明したが、以下の方法によっても、本発明は実現される。

【 0 1 2 4 】

基地局装置 2 が送信時刻を設定した制御パケットをゲートウェイ装置 1 に送信する。そして、ゲートウェイ装置 1 は、制御パケットを受信し、受信した制御パケットに設定された送信時刻とゲートウェイ装置 1 が制御パケットを受信した時刻との差分から遅延時間を算出できる。後は、本発明の実施形態と同様に、ゲートウェイ装置 1 は、遅延時間差を算出できる。

10

【 0 1 2 5 】

よって、基地局装置がゲートウェイ装置によって送信されたパケットを受信する遅延時間に関して、各基地局装置間で遅延時間に差がある場合においても、基地局装置からマルチキャストパケットを送信するタイミングを同期させることができる。端末がパケットを受信する基地局装置をハンドオーバーする場合にパケット落ちを防止できる。

20

【図面の簡単な説明】

【 0 1 2 6 】

【図 1 A】本発明の実施形態のネットワークシステムの構成を示す図である。

【図 1 B】本発明の実施形態のアクセスネットワークにおけるマルチキャストによる通信を説明する図である。

【図 2】本発明の実施形態のゲートウェイ装置の構成を示すブロック図である。

【図 3】本発明の実施形態のゲートウェイ装置に備わる制御部の構成を示すブロック図である。

【図 4】本発明の実施形態のゲートウェイ装置に備わる回線対応部の構成を示すブロック図である。

【図 5】本発明の実施形態の基地局装置の構成を示すブロック図である。

30

【図 6】本発明の実施形態の基地局装置に備わるアクセスネットワーク用の回線対応部の構成を示すブロック図である。

【図 7】本発明の実施形態の回線対応部に備わる遅延制御部の構成を示すブロック図である。

【図 8】本発明の実施形態のマルチキャスト管理テーブルを説明する図である。

【図 9】本発明の実施形態の基地局装置に備わる制御部の構成を示すブロック図である。

【図 1 0】本発明の実施形態の制御パケットを説明する図である。

【図 1 1】本発明の実施形態の遅延時間を測定するための処理の制御パケットのシーケンス図である。

【図 1 2】本発明の実施形態のゲートウェイ装置に記憶される遅延時間テーブルを説明する図である。

40

【図 1 3】本発明の実施形態のゲートウェイ装置が基地局装置によって送信された制御パケットを受信した場合の処理のフローチャートである。

【図 1 4】本発明の実施形態の最大遅延時間を決定する処理のフローチャートである。

【図 1 5】本発明の実施形態の遅延制御部の動作を説明するフローチャートである。

【符号の説明】

【 0 1 2 7 】

- 1 ゲートウェイ装置
- 2 基地局装置
- 3 サーバ

50

## 4 端末

1 1 回線対応部

1 2 スイッチ部

1 3 制御部

2 1 回線対応部 (セル)

2 2 回線対応部 (アクセスネットワーク)

2 3 制御部

2 4 スイッチ部

2 2 1 受信部

2 2 2 送信部

2 2 3 パケットバッファ

2 2 4 制御部 I / F 2 2 4

2 2 5 CPU

2 2 6 メモリ

2 2 7 スイッチ部 I / F

2 2 8 検索エンジン

2 2 9 検索テーブル

2 5 0 遅延制御部

2 5 0 1 バッファ

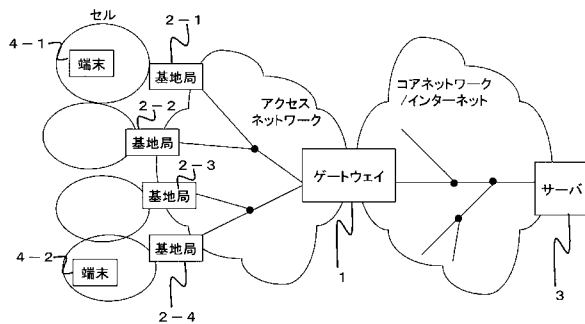
2 5 0 2 バッファ制御部

2 5 0 3 マルチキャスト管理テーブル

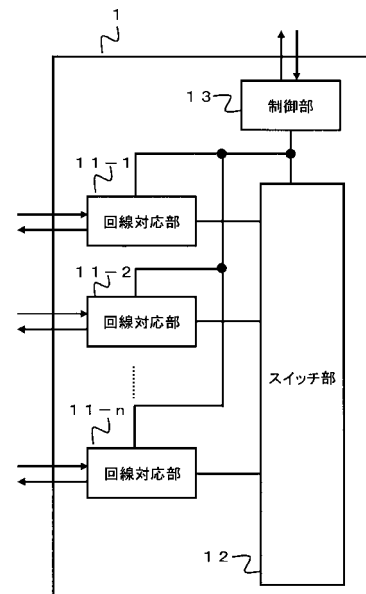
10

20

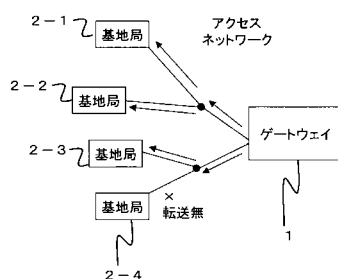
【図 1 A】



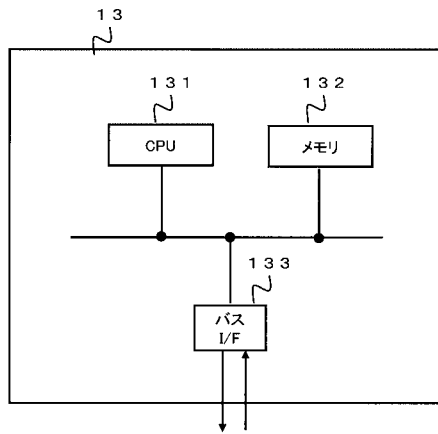
【図 2】



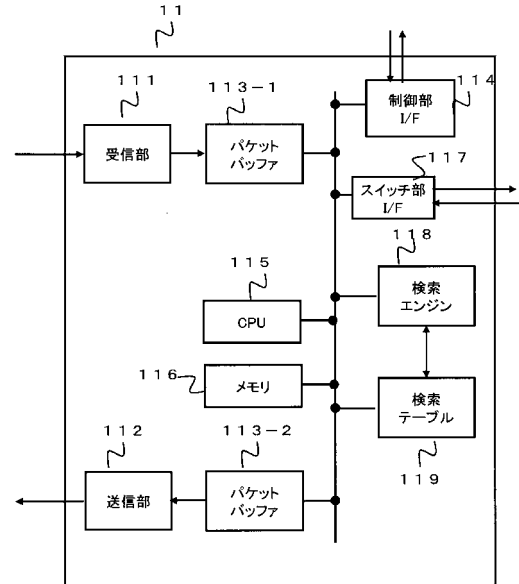
【図 1 B】



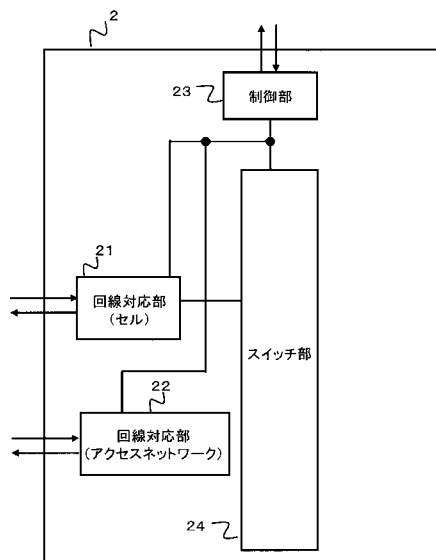
【図 3】



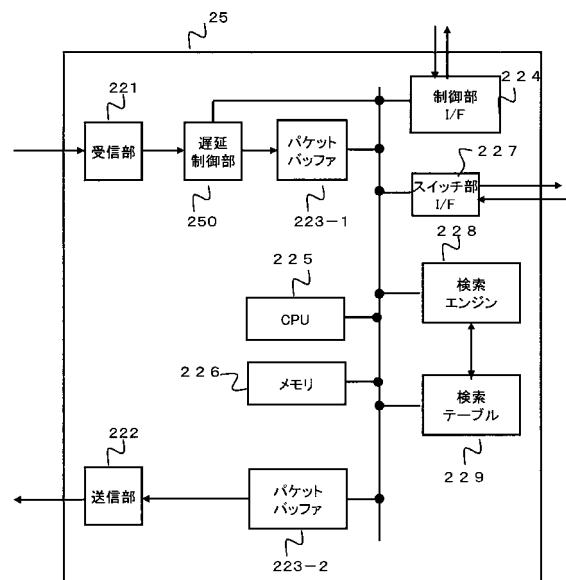
【図 4】



【図 5】

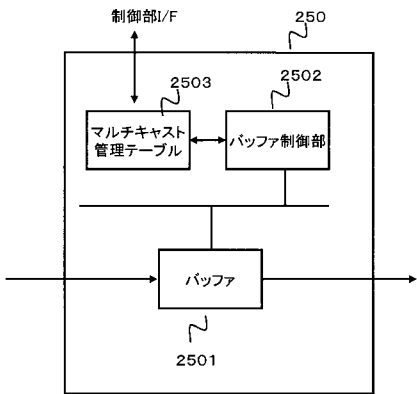


【図 6】





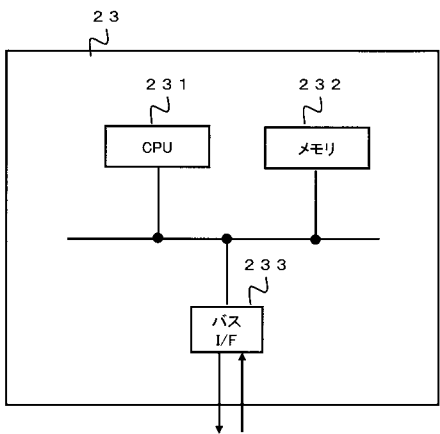
【 図 7 】



【 図 8 】

	宛先アドレス	遅延時間
25030-1	224.0.0.10	
25030-2	230.0.1.50	
25030-3	235.10.3.40	

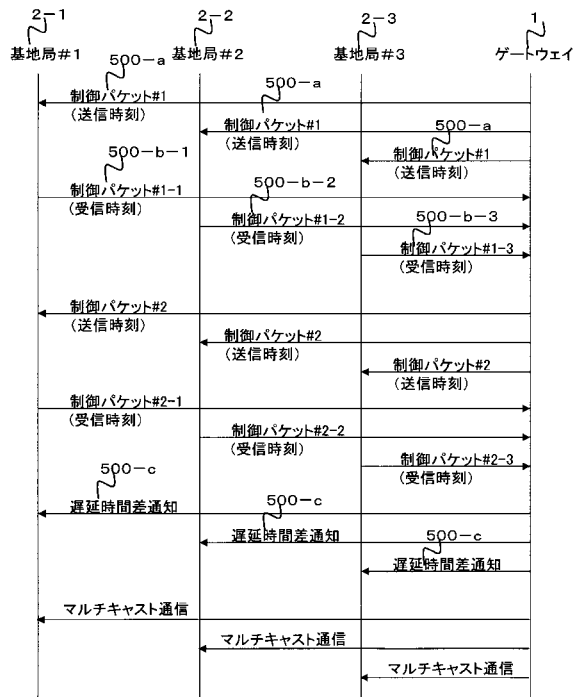
【 図 9 】



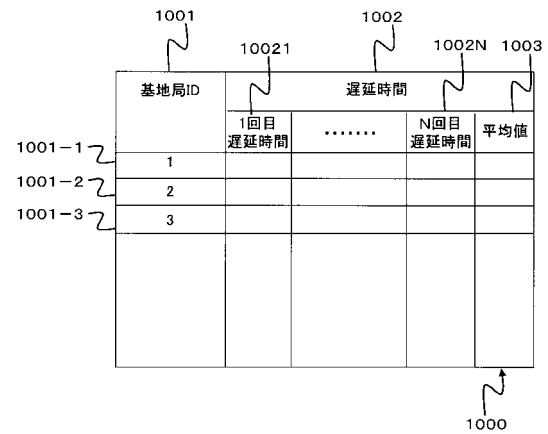
【 図 10 】

501	宛先装置IDまたはマルチキャストアドレス		
502	送信元装置ID		
503	種別	パケット長	506
	シーケンス番号		504
505-1	設定情報1		
505-2	設定情報2		
505-3	設定情報3		
505-n	設定情報n		

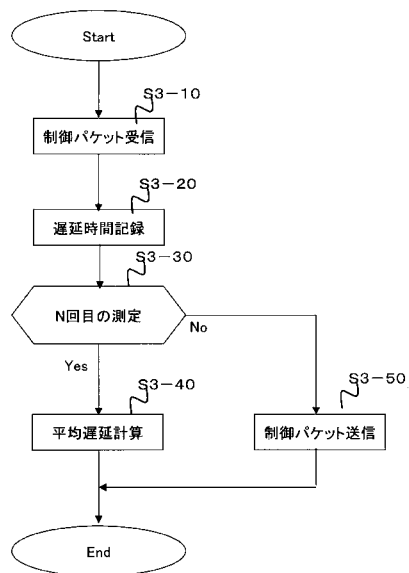
【図 1 1】



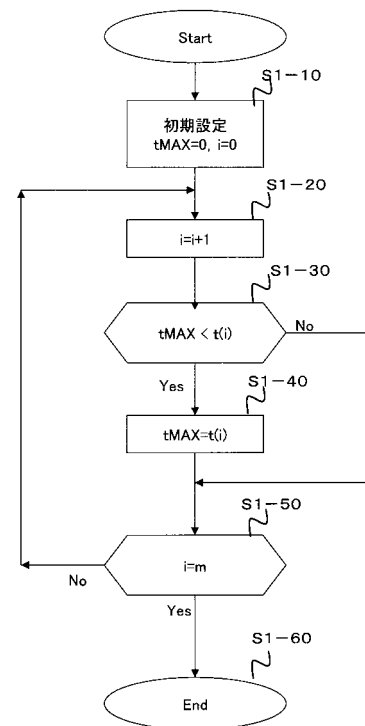
【図 1 2】



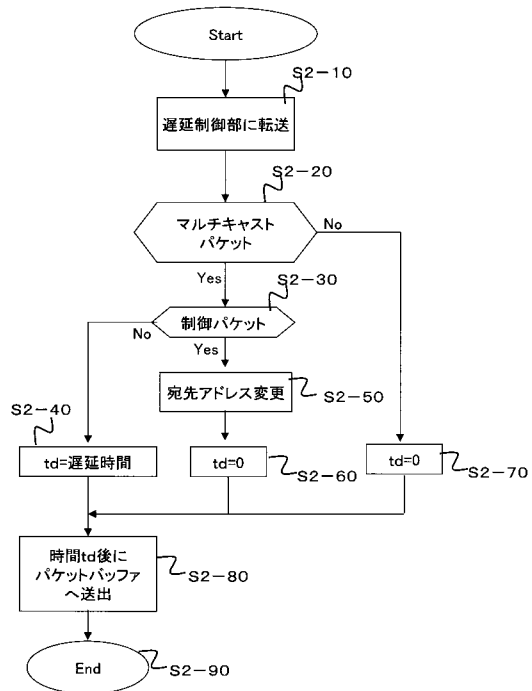
【図 1 3】



【図 1 4】



【図 15】



---

フロントページの続き

F ターム(参考) 5K030 HA08 HC09 HD03 JA07 JL01 KX28 LD04 MB06  
5K067 AA23 CC08 DD30 EE02 EE10 EE16 EE25