

【公報種別】 特許法第 17 条の 2 の規定による補正の掲載
【部門区分】 第 1 部門第 2 区分
【発行日】 令和 4 年 3 月 7 日(2022.3.7)

【公開番号】 特開 2021-74163(P2021-74163A)
【公開日】 令和 3 年 5 月 20 日(2021.5.20)
【年通号数】 公開・登録公報 2021-023
【出願番号】 特願 2019-201941(P2019-201941)
【国際特許分類】
A 6 3 F 7/02(2006.01)
【FI】
A 6 3 F 7/02 3 2 0

10

【手続補正書】
【提出日】 令和 4 年 2 月 25 日(2022.2.25)
【手続補正 1】
【補正対象書類名】 特許請求の範囲
【補正対象項目名】 全文
【補正方法】 変更
【補正の内容】
【特許請求の範囲】
【請求項 1】

20

主制御部と、

前記主制御部に接続される複数の機器中継部と、

前記主制御部又は前記機器中継部に接続された複数の入出力装置と、を備え、

前記主制御部は、接続中継部を介して試験装置に接続可能であり、

前記接続中継部は、第 1 接続中継基板と、第 2 接続中継基板とにより構成され、

前記第 1 接続中継基板は、レベル信号を中継し、

前記主制御部は、情報をコード化してコード信号として出力可能であり、

前記第 2 接続中継基板は、前記主制御部から出力されたコード信号を前記試験装置に出力可能な信号に変換して前記試験装置に中継し、

30

前記第 1 接続中継基板は、前記複数の機器中継部が接続されることにより、前記複数の機器中継部の間で入出力される信号を前記試験装置に中継可能であり、

前記主制御部を構成する主制御基板は、前記主制御基板の一边側に破線で囲われた位置に、試験信号を前記接続中継部に出力するために実装可能な主制御試験信号出力回路を配置する実装パターンを備え、

前記主制御基板に実装可能な前記主制御試験信号出力回路の前記実装パターンは、スルーホール実装用の配線パターンが使用されている

ことを特徴とする遊技機。

40

【手続補正 2】
【補正対象書類名】 明細書
【補正対象項目名】 0002
【補正方法】 削除
【補正の内容】
【手続補正 3】
【補正対象書類名】 明細書
【補正対象項目名】 0003
【補正方法】 変更
【補正の内容】
【0003】

50

従来、中継基板を介して主制御基板を試験装置に接続可能な遊技機が特許文献 1 に提案されている。

【手続補正 4】

【補正対象書類名】明細書

【補正対象項目名】0004

【補正方法】変更

【補正の内容】

【0004】

【特許文献 1】特開 2003-210796 号公報

【手続補正 5】

【補正対象書類名】明細書

【補正対象項目名】0005

【補正方法】変更

【補正の内容】

【0005】

上述したような従来の遊技機のように、遊技機と試験装置とを接続する場合、中継基板を介して接続するのが一般的だが、遊技性等の遊技機の仕様に応じた中継基板を用意する必要がある。

【手続補正 6】

【補正対象書類名】明細書

【補正対象項目名】0006

【補正方法】変更

【補正の内容】

【0006】

本発明は、遊技機の仕様が変わったとしても、中継基板を変更することなく、また、最低限の変更により試験装置と接続することが可能な遊技機を提供することを目的とする。

【手続補正 7】

【補正対象書類名】明細書

【補正対象項目名】0007

【補正方法】変更

【補正の内容】

【0007】

本発明に係る遊技機は、

主制御部（主制御基板 71）と、

前記主制御部に接続される複数の機器中継部（キャビネット側中継基板 44、ドア中継端子板 68、リール中継端子板 74）と、

前記主制御部又は前記機器中継部に接続された複数の入出力装置（入出力装置 401 等）と、を備え、

前記主制御部は、接続中継部を介して試験装置（試験機 402）に接続可能であり、

前記接続中継部は、第 1 接続中継基板（IF1）と、第 2 接続中継基板（IF2）とにより構成され、

前記第 1 接続中継基板は、レベル信号を中継し、

前記主制御部は、情報をコード化してコード信号（シリアル信号）として出力可能であり、

前記第 2 接続中継基板は、前記主制御部から出力されたコード信号を前記試験装置に出力可能な信号に変換して前記試験装置に中継し、

前記第 1 接続中継基板は、前記複数の機器中継部が接続されることにより、前記複数の機器中継部の間で入出力される信号を前記試験装置に中継可能であり、

前記主制御部を構成する主制御基板は、前記主制御基板の一边側に破線で囲われた位置に、試験信号を前記接続中継部に出力するために実装可能な主制御試験信号出力回路（GA

10

20

30

40

50

ＴＥ１～３、コネクタＣＮ１００及びＣＮ１０１）を配置する実装パターンを備え、
前記主制御基板に実装可能な前記主制御試験信号出力回路の前記実装パターンは、スルー
ホール実装用の配線パターンが使用されている
構成を有している。

【手続補正８】

【補正対象書類名】明細書

【補正対象項目名】０００８

【補正方法】変更

【補正の内容】

【０００８】

10

本発明は、遊技機の仕様が変わったとしても、中継基板を変更することなく、また、最低
限の変更により試験装置と接続することが可能な遊技機を提供することができる。

20

30

40

50