

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl. ⁶ G06F 11/00	(11) 공개번호 특 1990-0002183
	(43) 공개일자 1990년 02월 28일
(21) 출원번호	특 1989-0010437
(22) 출원일자	1989년 07월 24일
(30) 우선권주장	A1899/88 1988년 07월 25일 오스트리아(AT)
(71) 출원인	엔.브이 필립스 글로아이라펜파브리켄 에프.제이.스미트 네델란드왕국, 아인드호펜, 그로네보드세베그 1
(72) 발명자	한스 슈란쯔 오스트리아, 비엔나 아-1120, 프란그루베르가세 10아/6
(74) 대리인	이병호, 최달용

심사청구 : 없음

(54) 마이크로프로세서를 구비한 전자 모듈 시스템

요약

내용 없음

대표도

도 1

명세서

[발명의 명칭]

마이크로프로세서를 구비한 전자 모듈 시스템

[도면의 간단한 설명]

제1도는 자기테이프상의 음성 신호 재생 및 기록용 시스템 개략도.

제2도는 제1도에 따른 시스템 제어 모듈의 개략적 도시도.

제3도는 본 발명에 따른 흐름도.

제4도는 제어 모듈의 마이크로프로세서용 보조 프로그램의 흐름도.

본 내용은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

여러가지 조작상의 고장을 검출하고, 시스템의 정정 동작을 모니터하고 시스템의 동작은 제어하기 위해 제공된 최소 하나의 마이크로프로세서를 구비하며, 조작상의 고장이 검출될 때 각각의 경우에 검출된 조작상의 고장과 연결되어 주기적으로 반복하여 제어신호를 발생하며 각각의 경우에 공급된 제어신호에 따라 경계 신호 발생기에 대해 공급되며 각각의 경우에서 검출된 조작상의 고장을 특징으로 하는 인식가능한 이벤트처럼 재생된 경계 신호를 출력하고 발생하는 마이크로프로세서를 구비한 전자 모듈 시스템에 있어서, 마이크로프로세서는 각각의 경우에 있어 검출된 조작상의 고장에 따라 2진 코드된 다수 N의 직렬 연속적인 제어 펄스 트레인으로 구성된 2진 코드 제어 펄스 트레인의 제어 신호 순차처럼 주기적으로 반복 발생되며 경계 신호 발생기에 공급되며, 상기 경계 신호 발생기는 공급된 2진 코드 제어 펄스 트레인의 순차에 따라 경계 신호처럼 발생하고 출력하며, 같은 다수의 N의 직렬의 연속적인 경계 신호 트레인으로 구성된 2진 코드 경계 신호 트레인 순차는 2진 코드 제어 펄스 트레인에 따라 2진 코드되며 2진 코드된 제어 펄스 트레인에 따라 2진 코드된 같은 다수의 N직렬의 연속적인 경계 이벤트로 구성된 2진 코드 경계 이벤트처럼 재생되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 2

제 1항에 있어서, 상기 마이크로프로세서에 의해 발생된 연속적인 2진 코드 제어 펄스 트레인은 그들의 시간 순차에서 2진 코드되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 3

제 2항에 있어서, 상기 제어 펄스 트레인은 마이크로프로세서에 의해 연속적으로 발생되고 한편으로는 하나의 펄스로 구성된 갭이 없는 제어 펄스 트레인에 의해, 또 다른 한편으로는 펄스 갭을 표시하는 제어 펄스 트레인에 의해 2진 코딩에 따라 형성된 시간 순차에서 2진 코드되고 펄스 갭에 의해 또 다른 하나와 분리된 2개의 펄스로 구성되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 4

앞의 항중 한 항에 있어서, 상기 경계 신호 발생기에 의해 발생된 연속적인 2진 코드 경계 신호 트레인은 그들의 시간 순차에서 2진 코드되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 5

제 4항에 있어서, 상기 경계 신호 트레인은 연속적으로 경계 신호 발생기에 의해 발생되고 한편으로는 갭이 없는 경계 신호 트레인에 의해, 또 다른 한편으로는 신호 갭으로 표시되는 경계 신호 트레인에 의해 2진 코딩에 따라 형성된 시간 순차에서 2진 코드되고 신호갭에 의해 또 다른 하나와 분리된 2개의 신호 색손으로 구성되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 6

제 2항 내지 5항에 있어서, 상기 경계 신호 발생기는 불안정 멀티바이브레이터로 표시되고 상기 마이크로프로세서에 의해 연속적으로 발생된 2진 코드 제어 펄스에 의존하여 스위치 온 및 오프되며 후자의 하나의 출력에서 2진 코드 경계 신호 트레인을 출력하는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 7

앞의 항중 한 항에 있어서, 상기 마이크로프로세서는 각각 발생된 2진 코드 제어 펄스 트레인의 순차를 주기적으로 반복하기 전에, 경계 신호 발생기에 공급된 초기 제어 신호를 발생하며, 그것에 대해 공급된 초기 제어 신호에 따라, 경계 신호 발생기는 2진 코드 경계 신호 트레인과 다르게 초기 경계 신호를 출력하고 발생하며 2진 코드 경계 이벤트와 다르게 초기 경계 이벤트처럼 재생되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 8

제 7항에 있어서, 상기 경계 신호 발생기에 의해 발생된 초기 경계 신호는 상기 2진 코드 경계 신호 트레인의 지속 시간과 다르게 지속되어 표시되는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

청구항 9

앞의 항중 한 항에 있어서, 시스템은 또 다른 하나와 전기적으로 연결된 다수의 모듈로 구성되며 각각은 마이크로프로세서로 표시되며, 데이터 변환을 목적으로 최소 하나의 데이터 라인을 통해 또 다른 하나와 상호 연결되어 있으며, 최소 하나의 마이크로프로세서는 시스템의 정정 동작을 모니터링하며, 정정 동작을 모니터링 하는 마이크로프로세서는 테스트 처리에서 정정 함수에 따라 데이터 라인을 체크하며, 고장 데이터 라인이 검출될때, 상기 조작상의 고장에 대응한 2진 코드 제어 펄스 트레인의 순차를 발생하는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

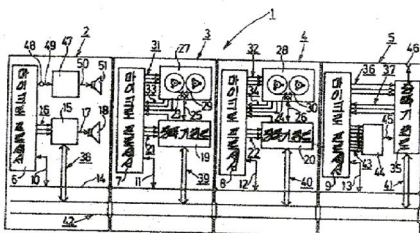
청구항 10

제 9항에 있어서, 상기 정정 동작을 모니터링 하는 마이크로프로세서는 다수의 모듈로 구성되는 시스템의 모듈로 구성의 테스트 처리를 체크하며 정확한 구성에 따라 구체적인 동작 규칙과 만나며 시스템의 불규칙적인 고장 모듈로 구성을 검출할 때 상기 조작상의 고장에 대응한 2진 코드 제어 펄스의 순차를 발생하는 것을 특징으로 하는 마이크로프로세서를 구비한 전자 모듈 시스템.

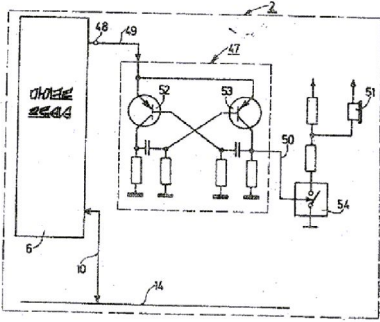
※ 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

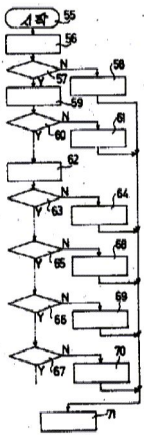
도면1



도면2



도면3



도면4

