

(19) 대한민국특허청(KR)
(12) 공개특허공보(A)

(51) Int. Cl.⁶
H03F 3/04

(11) 공개번호 특 1995-0035049
(43) 공개일자 1995년 12월 30일

(21) 출원번호	특 1995-0007865
(22) 출원일자	1995년 04월 04일
(30) 우선권주장	8/226163 1994년 04월 11일 미국(US)
(71) 출원인	어드밴스드 마이크로 디바이시즈, 인코포레이티드 레이 프리즈 미합중국 캘리포니아 서니베일 원 에이엠디 플레이스 (우:94088)
(72) 발명자	앤 우 미합중국 캘리포니아 쿠퍼티노 스텠딩 오크 코트 22997
(74) 대리인	박장원

심사청구 : 없음

(54) 증분 출력 전류 발생회로

요약

증분 출력 전류 발생회로는 다음에 증배되어지는 바이어스 전류를 추종하는 기준 전류 및 기준 전압이 설정되는 곳에서 나타난다. 사전결정된 전압 기준점의 세트는 설정되어지고 증배된 전류는 이에 공급되어진다. 램프 입력 전압은 비교기에 의해 설정된 전압 기준점에 비교되어진다. 비교기의 출력은 전압의 값이 초과되는 최고 전압 기준점을 플래그한다. 이러한 출력은 전류 발생기에 의해 감지되어짐으로써 출력 소오스 전류로서 출력에서 전달되어지도록 기준 전류의 사전결정된 부분을 제공하게 된다. 이러한 방식으로, 증분 출력 소오스 전류는 입력 전압 레벨에 따라 발생되어지고 설정된 기준 전류의 값에 의해 증분적으로 사전결정되어 발생되어진다.

대표도

도 1

형세서

[발명의 명칭]

증분 출력 전류 발생회로

[도면의 간단한 설명]

제1도는 본 발명의 증분 출력 전류 발생회로의 일실시예의 블럭도.

본 건은 요부공개 건이므로 전문 내용을 수록하지 않았음

(57) 청구의 범위

청구항 1

가) 기준 전류가 통하도록 그리고 기준 전압이 걸리도록 발생시키는 기준 발생 수단과, 나) 기준 발생 수단의 기준 전압 및 기준 전류에 접속되어 이를 통하는 기준 전류를 증배시켜 출력으로서 이용 가능한 증배된 전류를 만드는 전류 증배 수단과, 다) 전류 증배 수단 및 기준 발생 수단사이에 전기적으로 접속되어 입력에서 전류 증배 수단의 출력 증배된 전류를 어셉트하고 출력에서 억세스 가능한 이에 걸리는 적어도 하나의 전압 기준점을 설정하는 저항성 소자를 포함하는 전압 기준 수단과, 라) 입력에서 적어도 하나의 전압 기준점 출력 양쪽과 인터페이스하고, 입력 전압의 레벨에 대한 기준점을 비교하고 이로부터 유도된 출력을 구비하는 비교기 수단과, 마) 기준 발생 수단의 기준 전압을 억세스하고 입력에서 비교기 수단의 출력과 인터페이스하고 출력에서 전류를 발생시키는 전류 출력 수단으로 구성되는 것을 특징으로 하는 증분 전류 발생회로.

청구항 2

제1항에 있어서, 기준 발생 수단은 그 한 단부에는 소오스 전압 파워 서플라이에 접속된 적어도 하나의 트랜지스터를, 그리고 그 다른 단부에서는 전류 미러를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 3

제2항에 있어서, 전류 미러 수단은 바이어스 전류를 기준 전류에 추종시키도록 적어도 두개의 트랜지스터를 구비하고 거기에 바이어스 전압이 걸리고 바이어스 전류가 흐르는 것을 특징으로 하는 증분 전류 발생회로.

청구항 4

제3항에 있어서, 슬립-모드 수단은 전류 미러 수단으로 구성되는 적어도 하나의 트랜지스터를 포함하고 기준 전류를 턴 온/오프시키도록 상태 발생 라인을 구비하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 5

제1항에 있어서, 전류 증배 수단은 이를 통하는 기준 전류의 증배를 실행하도록 구성된 적어도 하나의 트랜지스터를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 6

제1항에 있어서, 전류 증배 수단은 이를 통하는 기준 전류의 사전결정된 증배를 실행하도록 구성된 네개의 트랜지스터로 된 하나의 뱅크를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 7

제6항에 있어서, 트랜지스터의 뱅크에서 트랜지스터는 서로 상이한 전류 전달 퍼센트 특성을 갖는 것을 특징으로 하는 증분 전류 발생회로.

청구항 8

제6항에 있어서, 트랜지스터의 뱅크는 각각 병렬로 접속되는 것을 특징으로 하는 증분 전류 발생회로.

청구항 9

제1항에 있어서, 전류 증배 수단은 전압 기준 수단에 설정된 기준 전압상에 트리거되는 증배된 기준 전류 출력을 갖는 소오스 전류 발생기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 10

제1항에 있어서, 입력 전압의 레벨과 비교하여 더 미세한 기준 증분을 제공하기 위해서 출력으로 억세스 가능한 각각의 포인트에서 이에 걸리는 다수의 전압 기준점을 설정하는 다수의 저항성 소자를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 11

제1항에 있어서, 비교기 수단은 전압 기준 수단으로부터 기준 출력으로 접속되고 그들 사이의 비교를 위해 입력 전압으로 접속된 적어도 하나의 전압 비교기를 포함하는 것을 특징으로 하는 증분 전류 발생 회로.

청구항 12

제1항에 있어서, 비교기 수단은 전압 기준 수단으로부터 기준 출력으로 접속되고 그들 상이의 비교를 위해 입력 전압으로 접속되고 반전된 출력을 갖는 적어도 하나의 전압 비교기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 13

제1항에 있어서, 전류 출력 수단은 전류를 인에이블시키기 위하여 비교기 수단의 출력에 의해 입력에서 스위치가능한 적어도 하나의 트랜지스터를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 14

제1항에 있어서, 전류 출력 수단은 적어도 두개의 트랜지스터를 포함하고, 여기서 제1트랜지스터는 비교기 수단의 출력에 의해 입력에서 활성화되어지는 제2트랜지스터에 의해 스위치가능한 이를 통하는 전류를 제공하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 15

가) 기준 전류가 통하도록 그리고 기준 전압이 걸리도록 발생시키는 기준 발생 수단과, 나) 기준 발생 수단의 기준 전압 및 기준 전류에 접속되어 이를 통하는 기준 전류를 증배시키 출력으로서 이용가능한 증배된 전류를 만드는 전류 증배 수단과, 다) 전류 증배 수단 및 기준 발생 수단사이에 전기적으로 접속되어 입력에서 전류 증배 수단의 출력 증배된 전류를 어셉트하고 출력에서 억세스가능한 이에 걸리는 적어도 하나의 전압 기준점을 설정하는 저항성 소자를 포함하는 전압 기준 수단과, 라) 입력에서 적어도 하나의 전압 기준점 출력 양쪽과 인터페이스하고, 입력 전압의 입력 레벨에 대한 기준점을 비교하고 적어도 두개의 출력을 구비하는 비교기 수단과, 마) 후-비교 안정성을 위해 비교기 수단으로부터 적어도 하나의 출력에 접속된 래칭 수단과, 바) 비교기 수단의 적어도 하나의 출력에 접속되어 래칭 수단의 리세트를 인에이블시키는 리세트 수단과, 사) 기준 발생 수단의 기준 전압을 억세스하고 입력에서 비교기 수단의 출력과 인터페이스하고 출력에서 전류를 발생시키는 전류 출력 수단으로 구성되는 것을 특징으로 하는 증분 전류 발생회로.

청구항 16

제16항에 있어서, 기준 발생 수단은 그 한 단부에서 소오스 전압 파워 서플라이에 접속된 적어도 하나의 트랜지스터 및 그 다른 단부에서 전류 미러를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 17

제17항에 있어서, 전류 미러 수단은 기준 전류로 바이어스 전류를 추종시키도록 적어도 두개의 트랜지스터를 포함하고, 이에 바이어스 전압이 걸리고 바이어스 전류가 이를 통하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 18

제18항에 있어서, 전류 미러 수단으로 구성되는 적어도 하나의 트랜지스터를 포함하고 기준 전류를 턴온/오프시키도록 상태 발생 라인을 구비하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 19

제16항에 있어서, 전류 증배 수단은 이를 통하는 기준 전류의 증배를 실행하도록 구성된 적어도 하나의 트랜지스터를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 20

제16항에 있어서, 전류 증배 수단은 이를 통하는 기준 전류의 사전결정된 증배를 실행하도록 구성되어진 네개의 트랜지스터로 된 하나의 뱅크를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 21

제21항에 있어서, 트랜지스터의 뱅크에서 트랜지스터는 상이한 전류 전달 퍼센트 특성을 가지는 것을 특징으로 하는 증분 전류 발생회로.

청구항 22

제21항에 있어서, 트랜지스터의 뱅크는 각각 병렬로 접속되는 것을 특징으로 하는 증분 전류 발생회로.

청구항 23

제16항에 있어서, 전류 증배 수단은 전압 기준 수단에 설정되어진 기준 전압상에 트리거되는 증배 기준 전류 출력을 갖는 소오스 전류 발생기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 24

제16항에 있어서, 입력 전압의 레벨과 비교하여 더 미세한 기준 증분을 제공하기 위해서 출력으로 억제 가능한 각각의 포인트에서 이에 걸리는 다수의 전압 기준점을 설정하는 다수의 저항성 소자를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 25

제16항에 있어서, 비교기 수단은 전압 기준 수단으로부터 기준 출력으로 접속되고 그들 사이의 비교를 위해 입력 전압으로 접속된 적어도 하나의 전압 비교기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 26

제16항에 있어서, 비교기 수단은 전압 기준 수단으로부터 기준 출력으로 접속되고 그들 사이의 비교를 위해 입력 전압으로 접속되고 반전된 출력을 갖는 적어도 하나의 전압 비교기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 27

제16항에 있어서, 전류 출력 수단은 전류를 인애이블시키기 위하여 비교기 수단의 출력에 의해 입력에서 스위치 가능한 적어도 하나의 트랜지스터를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 28

제16항에 있어서, 전류 출력 수단은 적어도 두개의 트랜지스터를 포함하고, 여기서 제1트랜지스터는 비교기 수단의 출력에 의해 입력에서 활성화되어지는 제2트랜지스터에 의해 스위치 가능한 이를 통하는 전류를 제공하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 29

제29항에 있어서, 래칭 수단은 적어도 하나의 NOR 게이트를 포함하고, 전류 출력 수단으로의 입력이전에 출력 신호의 반전을 위하여 적어도 하나의 NOR 게이트의 출력에 접속된 동일한 갯수의 인버터를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 30

제16항에 있어서, 전류 출력 수단은 적어도 두개의 트랜지스터를 포함하고, 여기서 제1트랜지스터는 비교기 수단의 출력에 의해 입력에서 활성화되어지는 제2트랜지스터에 의해 스위치 가능한 이를 통하는 전

류를 제공하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 31

가) 기준 전류가 통하도록 그리고 기준 전압이 걸리도록 발생시키고, 기준 전류로 바이어스 전류를 추종시키도록 적어도 두개의 트랜지스터를 포함하고, 바이어스 전압이 이에 걸리고 바이어스 전류가 이를 통하는 기준 발생 수단과, 나) 기준 발생 수단의 기준 전압 및 기준 전류에 접속되어 이를 통하는 기준 전류를 증배시켜 출력으로서 이용 가능한 증배된 전류를 만들고, 이를 통하는 기준 전류의 사전결정된 증배를 실행하도록 구성된 네개의 트랜지스터로 이루어진 뱅크를 포함하는 전류 증배 수단과, 다) 전류 증배 수단 및 기준 발생 수단 사이에 전기적으로 접속되어 입력에서 전류 증배 수단의 출력 증배된 전류를 업셉트하고 출력에서 억세스 가능한 이에 걸리는 적어도 하나의 전압 기준점을 설정하는 저항성 소자를 포함하고, 입력 전압의 레벨과의 비교를 위한 더 미세한 기준 증분을 제공하기 위해서 출력으로서 억세스 가능한 각각의 점에 걸리는 다수의 전압 기준 점을 설정하도록 다수의 저항성 소자를 포함하는 전압 기준 수단과, 라) 입력에서 적어도 하나의 전압 기준점 출력 양쪽과 인터페이스하고, 입력 전압의 레벨에 대한 기준점을 비교하고 이로부터 유도된 출력을 가지고, 전압 기준 수단으로부터 기준 출력으로 그리고 그 사이의 비교를 위하여 입력 전압으로 접속된 적어도 하나의 전압 비교기를 포함하고 적어도 두개의 출력을 구비하는 비교기 수단과, 마) 비교기 수단의 적어도 하나의 출력에 접속되어 비교기 수단의 출력에 대해 래치시키는 래칭 수단과, 바) 비교기 수단의 적어도 하나의 출력에 접속되어 래칭수단의 리세트를 인애이를시키는 리세트 수단과, 사) 기준 발생 수단의 기준 전압을 억세스하고 입력에서 비교기 수단의 출력과 인터페이스하고 출력에서 전류를 발생시키고, 적어도 두개의 비교기 수단을 포함하는 전류 출력 수단으로 이루어지고, 여기서 제1트랜지스터는 비교기 수단의 출력에 의해 입력에서 활성화되는 제2트랜지스터에 의해 스위치가능하고 이를 통하는 전류를 제공하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 32

제32항에 있어서, 슬립-모드 수단은 전류 미러 수단으로 구성되는 적어도 하나의 트랜지스터를 포함하고 기준 전류를 턴 온/오프시키도록 상태 발생 라인을 구비하는 것을 특징으로 하는 증류 전류 발생회로.

청구항 33

제32항에 있어서, 전류 증배 수단은 전압 기준 수단에 설정된 기준 전압상에 트리거되는 증배된 기준 전류 출력을 갖는 소오스 전류 발생기를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

청구항 34

제32항에 있어서, 비교기 수단은 반전된 출력을 갖는 것을 특징으로 하는 증분 전류 발생회로.

청구항 35

제32항에 있어서, 래칭 수단은 비교기 수단의 출력에 대해서 그 입력에서 억셉트하는 적어도 하나의 게이트를 포함하고, 전류 출력 수단으로의 입력이전에 출력 신호의 그 반전을 위하여 적어도 하나의 게이트의 출력에 접속된 인버터의 동일한 갯수를 포함하는 것을 특징으로 하는 증분 전류 발생회로.

* 참고사항 : 최초출원 내용에 의하여 공개하는 것임.

도면

도면1

