

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成29年3月2日(2017.3.2)

【公開番号】特開2015-167343(P2015-167343A)

【公開日】平成27年9月24日(2015.9.24)

【年通号数】公開・登録公報2015-059

【出願番号】特願2014-140389(P2014-140389)

【国際特許分類】

H 04 N 5/363 (2011.01)

H 01 L 27/146 (2006.01)

H 04 N 5/357 (2011.01)

H 04 N 5/374 (2011.01)

H 04 N 9/07 (2006.01)

【F I】

H 04 N 5/335 6 3 0

H 01 L 27/14 A

H 04 N 5/335 5 7 0

H 04 N 5/335 7 4 0

H 04 N 9/07 A

【手続補正書】

【提出日】平成29年1月27日(2017.1.27)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0 0 4 4

【補正方法】変更

【補正の内容】

【0 0 4 4】

図1に示されるように、撮像素子100は、画素領域111、A/D変換部112、CDS(Correlated Double Sampling)処理部113、記憶部114、およびデータ出力部115を有する。

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】0 1 5 0

【補正方法】変更

【補正の内容】

【0 1 5 0】

なお、本技術は以下のよう構成も取ることができる。

(1) 入射光を光電変換する、完全空乏化されない単位画素のフローティングディフュージョンをリセットするシャッタ動作として前記単位画素のリセット信号がハイ(High)の状態において前記単位画素から読み出される第1の信号、前記シャッタ動作として前記単位画素の前記リセット信号がロー(Low)の状態において前記単位画素から読み出される第2の信号、前記単位画素の前記フローティングディフュージョンから光電変換により得られた電荷を読み出すリード動作として前記単位画素のリセット信号がロー(Low)の状態において前記単位画素から読み出される第3の信号、並びに、前記リード動作として前記単位画素の前記リセット信号がハイ(High)の状態において前記単位画素から読み出される第4の信号を、それぞれA/D変換するA/D変換部と、

前記A/D変換部により前記第1の信号がA/D変換されて得られた第1のデジタルデータと、前記A/D変換部により前記第2の信号がA/D変換されて得られた第2のデジタルデータと

を用いて相関二重サンプリングを行って第1の出力信号を生成し、前記A/D変換部により前記第3の信号がA/D変換されて得られた第3のデジタルデータと、前記A/D変換部により前記第4の信号がA/D変換されて得られた第4のデジタルデータとを用いて相関二重サンプリングを行って第2の出力信号を生成し、前記第1の出力信号および前記第2の出力信号を用いて相関二重サンプリングを行って第3の出力信号を生成する相関二重サンプリング処理部と

を備える信号処理装置。

(2) 前記A/D変換部において得られた前記第1のデジタルデータ乃至前記第4のデジタルデータを記憶する記憶部をさらに備え、

前記相関二重サンプリング処理部は、前記記憶部から読み出した前記第1のデジタルデータおよび前記第2のデジタルデータ、または、前記第3のデジタルデータおよび前記第4のデジタルデータを用いて相関二重サンプリングを行う

(1) に記載の信号処理装置。

(3) 前記記憶部は、さらに、前記相関二重サンプリング処理部により生成された前記第1の出力信号を記憶し、

前記相関二重サンプリング処理部は、生成した前記第2の出力信号と、前記記憶部から読み出した前記第1の出力信号とを用いて相関二重サンプリングを行う

(1) または (2) に記載の信号処理装置。

(4)

前記シャッタ動作として前記単位画素のリセット信号がハイ(High)の状態、および、前記リード動作として前記単位画素の前記リセット信号がハイ(High)の状態において、前記A/D変換部における、前記単位画素から読み出される信号とランプ波形の基準信号とを比較することで行われるA/D変換が正常に行われるよう、前記基準信号をクランプするクランプ制御部をさらに備える

(1) 乃至 (3) のいずれかに記載の信号処理装置。

(5) 入射光を光電変換する、完全空乏化されない単位画素のフローティングディフュージョンをリセットするシャッタ動作として前記単位画素のリセット信号がハイ(High)の状態において前記単位画素から読み出される第1の信号をA/D変換し、

前記シャッタ動作として前記単位画素の前記リセット信号がロー(Low)の状態において前記単位画素から読み出される第2の信号をA/D変換し、

前記第1の信号がA/D変換されて得られた第1のデジタルデータと、前記第2の信号がA/D変換されて得られた第2のデジタルデータとを用いて相関二重サンプリングを行って第1の出力信号を生成し、

前記単位画素の前記フローティングディフュージョンから光電変換により得られた電荷を読み出すリード動作として前記単位画素のリセット信号がロー(Low)の状態において前記単位画素から読み出される第3の信号をA/D変換し、

前記リード動作として前記単位画素の前記リセット信号がハイ(High)の状態において前記単位画素から読み出される第4の信号をA/D変換し、

前記第3の信号がA/D変換されて得られた第3のデジタルデータと、前記第4の信号がA/D変換されて得られた第4のデジタルデータとを用いて相関二重サンプリングを行って第2の出力信号を生成し、

前記第1の出力信号および前記第2の出力信号を用いて相関二重サンプリングを行って第3の出力信号を生成する

信号処理方法。

(6) 入射光を光電変換する、完全空乏化されない単位画素と、

前記単位画素のフローティングディフュージョンをリセットするシャッタ動作として前記単位画素のリセット信号がハイ(High)の状態において前記単位画素から読み出される第1の信号、前記シャッタ動作として前記単位画素の前記リセット信号がロー(Low)の状態において前記単位画素から読み出される第2の信号、前記単位画素の前記フローティングディフュージョンから光電変換により得られた電荷を読み出すリード動作として前記

単位画素のリセット信号がロー (Low) の状態において前記単位画素から読み出される第3の信号、並びに、前記リード動作として前記単位画素の前記リセット信号がハイ (High) の状態において前記単位画素から読み出される第4の信号を、それぞれA/D変換するA/D変換部と、

前記A/D変換部により前記第1の信号がA/D変換されて得られた第1のデジタルデータと、前記A/D変換部により前記第2の信号がA/D変換されて得られた第2のデジタルデータとを用いて相関二重サンプリングを行って第1の出力信号を生成し、前記A/D変換部により前記第3の信号がA/D変換されて得られた第3のデジタルデータと、前記A/D変換部により前記第4の信号がA/D変換されて得られた第4のデジタルデータとを用いて相関二重サンプリングを行って第2の出力信号を生成し、前記第1の出力信号および前記第2の出力信号を用いて相関二重サンプリングを行って第3の出力信号を生成する相関二重サンプリング処理部と

を備える撮像素子。

(7) 前記単位画素は、前記入射光を光電変換する光電変換部と、前記フローティングディフュージョンとが金属で結線されている

(6)、(8)乃至(10)のいずれかに記載の撮像素子。

(8) 前記単位画素は、基板垂直方向に色分離を行う画素構造を有する

(6)、(7)、(9)、(10)のいずれかに記載の撮像素子。

(9) 前記単位画素は、緑色を、有機光電変換膜を用いて色分離し、赤色および青色を、それぞれ、シリコンの深さによって色分離する

(6)乃至(8)、(10)のいずれかに記載の撮像素子。

(10) 前記単位画素は、緑色、赤色、および青色を、それぞれ、シリコンの深さによって色分離する

(6)乃至(9)のいずれかに記載の撮像素子。

(11) 被写体を撮像する撮像部と、

前記撮像部による撮像により得られた画像データを画像処理する画像処理部とを備え、

前記撮像部は、

入射光を光電変換する、完全空乏化されない単位画素と、

前記単位画素のフローティングディフュージョンをリセットするシャッタ動作として前記単位画素のリセット信号がハイ (High) の状態において前記単位画素から読み出される第1の信号、前記シャッタ動作として前記単位画素の前記リセット信号がロー (Low) の状態において前記単位画素から読み出される第2の信号、前記単位画素の前記フローティングディフュージョンから光電変換により得られた電荷を読み出すリード動作として前記単位画素のリセット信号がロー (Low) の状態において前記単位画素から読み出される第3の信号、並びに、前記リード動作として前記単位画素の前記リセット信号がハイ (High) の状態において前記単位画素から読み出される第4の信号を、それぞれA/D変換するA/D変換部と、

前記A/D変換部により前記第1の信号がA/D変換されて得られた第1のデジタルデータと、前記A/D変換部により前記第2の信号がA/D変換されて得られた第2のデジタルデータとを用いて相関二重サンプリングを行って第1の出力信号を生成し、前記A/D変換部により前記第3の信号がA/D変換されて得られた第3のデジタルデータと、前記A/D変換部により前記第4の信号がA/D変換されて得られた第4のデジタルデータとを用いて相関二重サンプリングを行って第2の出力信号を生成し、前記第1の出力信号および前記第2の出力信号を用いて相関二重サンプリングを行って第3の出力信号を生成する相関二重サンプリング処理部と

を備える撮像装置。