

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成25年12月19日 (2013.12.19)

【公開番号】特開2012-109889(P2012-109889A)

【公開日】平成24年6月7日 (2012.6.7)

【年通号数】公開・登録公報2012-022

【出願番号】特願2010-258569(P2010-258569)

【国際特許分類】

H 0 4 L 1/00 (2006.01)

H 0 3 M 13/35 (2006.01)

【 F I 】

H 0 4 L 1/00 B

H 0 3 M 13/35

H 0 4 L 1/00 E

【手続補正書】

【提出日】平成25年11月6日 (2013.11.6)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 1 0 2

【補正方法】変更

【補正の内容】

【 0 1 0 2 】

送信側ブロック 1 1 のマイクロプロセッサ 9 1 は、所定のプログラム（ファームウェア）を実行し、所定のパリティ数を表すパリティ数指示情報をECC処理部 2 3 に出力する。