

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2014 年 10 月 2 日(02.10.2014)



(10) 国際公開番号
WO 2014/157442 A1

- (51) 国際特許分類:
H02M 3/155 (2006.01)
- (21) 国際出願番号: PCT/JP2014/058726
- (22) 国際出願日: 2014 年 3 月 27 日(27.03.2014)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2013-069410 2013 年 3 月 28 日(28.03.2013) JP
- (71) 出願人: 株式会社豊田中央研究所(KABUSHIKI KAISHA TOYOTA CHUO KENKYUSHO) [JP/JP]; 〒4801192 愛知県長久手市横道 4 1 番地の 1 Aichi (JP). トヨタ自動車株式会社(TOYOTA JIDOSHA KABUSHIKI KAISHA) [JP/JP]; 〒4718571 愛知県豊田市トヨタ町 1 番地 Aichi (JP).
- (72) 発明者: 戸村 修二(TOMURA, Shuji); 〒4801192 愛知県長久手市横道 4 1 番地の 1 株式会社豊田中央研究所内 Aichi (JP). 石垣 将紀(ISHIGAKI, Masanori); 〒4801192 愛知県長久手市横道 4 1 番地の 1 株式会社豊田中央研究所内 Aichi (JP). 柳沢 直樹(YANAGIZAWA, Naoki); 〒

4801192 愛知県長久手市横道 4 1 番地の 1 株式会社豊田中央研究所内 Aichi (JP). 岡村 賢樹(OKAMURA, Masaki); 〒4718571 愛知県豊田市トヨタ町 1 番地 トヨタ自動車株式会社内 Aichi (JP).

(74) 代理人: 特許業務法人深見特許事務所(FUKAMI PATENT OFFICE, P.C.); 〒5300005 大阪府大阪市北区中之島二丁目 2 番 7 号 中之島セントラルタワー Osaka (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

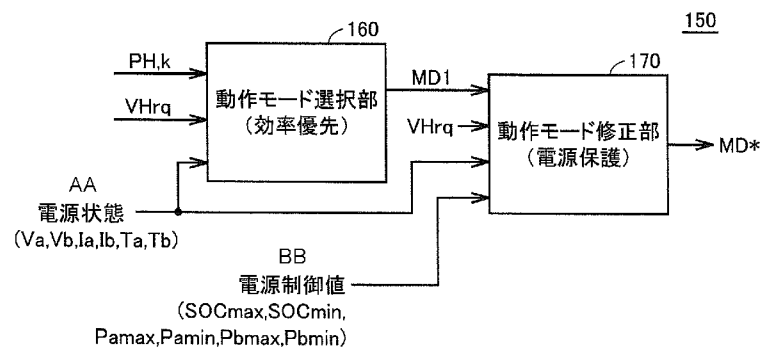
(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW,

[続葉有]

(54) Title: POWER SUPPLY SYSTEM

(54) 発明の名称: 電源システム

FIG.18



160 Operation mode selection unit (efficiency priority)

170 Operation mode modification unit (power supply protection)

AA Power supply state

BB Power supply control value

(57) Abstract: Based on the states of DC power supplies and a load request voltage (VHrq) requested according to the state of a load, an operation mode selection unit (160) selects an efficiency priority mode for minimizing the loss of the entire power supply system and generates a mode selection signal (MD1) following the selection result. An operation mode modification unit (170) modifies the selection of the efficiency priority mode specified by the mode selection signal (MD1) when the SOC and/or output voltage of any of the DC power supplies reaches a power supply limit value, and generates a final mode selection specifying signal (MD*) so as to select an operation mode capable of controlling the power distribution among the DC power supplies.

(57) 要約:

[続葉有]

WO 2014/157442 A1



MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラ
シア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッ
パ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,
FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK,
MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR),

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM,
ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告 (条約第 21 条(3))

動作モード選択部 (160) は、負荷の状態に応じて求められた負荷要求電圧 (V_{Hrq}) と、直流電源の状態とに基づいて、電源システム全体の損失を最小とするための効率優先モードを選択して、当該選択結果に従うモード選択信号 (MD1) を生成する。動作モード修正部 (170) は、いずれかの直流電源において SOC および／または出力電力が電源制約値に達しているときには、モード選択信号 (MD1) による効率優先モードの選択を修正して、直流電源間での電力分配を制御可能な動作モードを選択するように、最終的なモード選択指示信号 (MD*) を生成する。

明 細 書

発明の名称：電源システム

技術分野

[0001] この発明は、電源システムに関し、より特定的には、複数の直流電源と当該複数の直流電源に共通の電力線との間に接続された電力変換器を含んで構成された電源システムの制御に関する。

背景技術

[0002] 複数の電源と負荷の間に接続された電力変換器を用いて、複数の電源を組み合わせて負荷へ電源を供給するハイブリッド電源システムが、特開平 7－240212号公報（特許文献1）および特開 2004－199911号公報（特許文献2）に記載されている。特許文献1では、燃料電池および二次電池を組み合わせたハイブリッド電源装置において、燃料電池出力に対するシステムの総合効率の特性を予め求めておくとともに、二次電池の残容量に応じて、システム総合効率の高い範囲が選択されるように、燃料電池の出力を指示して二次電池を充電することが記載されている。

[0003] また、特許文献2では、二次電池を有する燃料電池システムにおいて、燃料電池がハイブリッド電源システムから切り離される特定の制御モードにおいて、二次電池と負荷とをスイッチング動作なしで接続することによって、当該制御モードにおける高効率化を図る制御が記載されている。

[0004] また、特開 2012－70514号公報（特許文献3）には、複数のスイッチング素子の制御によって、2つの直流電源を直列接続した状態でDC／DC変換を行なう動作モード（直列接続モード）と、2つの直流電源を並列に使用する状態でDC／DC変換を行なう動作モード（並列接続モード）とを切替えることが可能な電力変換器の構成が記載されている。

先行技術文献

特許文献

[0005] 特許文献1：特開平 7－240212号公報

特許文献2：特開2004-199911号公報

特許文献3：特開2012-70514号公報

発明の概要

発明が解決しようとする課題

[0006] 特許文献3では、電力変換器が複数の動作モードを有することが記載されているが、これらの動作モードを選択するための具体的な処理については詳細に記載されていない。特許文献1、2には、システム全体を高効率で動作させることを目的とする制御が記載されているが、複数の動作モードが選択可能な下での、動作モードの選択と高効率化との関係については特に言及されていない。また、複数の電源を備えたシステムでは、各電源の過充電および過放電を防止するように、過電力からの保護に配慮することも重要となる。

[0007] この発明はこのような問題点を解決するためになされたものであって、この発明の目的は、複数の直流電源と当該複数の直流電源に共通の電力線との間に接続された電力変換器を含む電源システムにおいて、システム全体の効率向上と、各直流電源の過充電および過放電からの保護性とを両立するように、電力変換器の動作モードを選択することである。

課題を解決するための手段

[0008] この発明のある局面では、電源システムは、負荷と、負荷に接続された電力線と、複数の直流電源と、電力変換器と、電力変換器の動作を制御するための制御装置とを含む。電力変換器は、複数の直流電源および電力線の間接続される。電力変換器は、複数のスイッチング素子を含み、かつ、複数の直流電源と電力線との間での電力変換の態様が異なる複数の動作モードのうちの1つの動作モードを適用されて動作するように構成される。制御装置は、要求電圧設定部と、動作モード選択部と、動作モード修正部とを有する。要求電圧設定部は、負荷の動作状態に応じて、電力変換器が電力線に出力する出力電圧についての要求電圧を設定する。動作モード選択部は、複数の動作モードのうちの要求電圧以上の出力電圧を電力変換器が出力可能である動

作モード群のうちから、電源システムの電力損失が最小となる第1の動作モードを選択する。動作モード修正部は、複数の直流電源のうちのいずれかの直流電源のSOCおよび入出力電力の少なくとも一方が制約値に達している場合に、動作モード群のうちから、第1の動作モードに代えて、複数の直流電源の間での電力配分を制御可能である第2の動作モードを選択する。

[0009] 好ましくは、動作モード修正部が第2の動作モードを選択した場合における第1の動作モードは、複数の直流電源の間での電力配分を任意には制御できない動作モードである。

[0010] さらに好ましくは、第1の動作モードは、複数の動作モードのうちの、複数のスイッチング素子のオンオフ制御によって、複数の直流電源のうちの1つの直流電源と電力線との間で直流電圧変換を実行するとともに、その他の直流電源が電力線から電氣的に切り離された状態を維持する動作モードを含む。第2の動作モードは、複数の動作モードのうちの、複数のスイッチング素子のオンオフ制御によって、複数の直流電源のうちの複数個の直流電源が電力線との間で並列に直流電圧変換を実行する動作モードを含む。

[0011] 好ましくは、複数の直流電源は、第1および第2の直流電源によって構成される。電力線は、高電圧側の第1の電力線および低電圧側の第2の電力線を含む。複数のスイッチング素子は、第1から第4のスイッチング素子を有する。第1のスイッチング素子は、第1のノードおよび第1の電力線の間に電氣的に接続される。第2のスイッチング素子は、第2のノードおよび第1のノードの間に電氣的に接続される。第3のスイッチング素子は、第2の直流電源の負極端子と電氣的に接続された第3のノードおよび第2のノードの間に電氣的に接続される。第4のスイッチング素子は、第3のノードと、第1の直流電源の負極端子と電氣的に接続された第2の電力線との間に電氣的に接続される。電力変換器は、第1および第2のリアクトルをさらに有する。第1のリアクトルは、第2のノードおよび第2の電力線の間に第1の直流電源と直列に電氣的に接続される。第2のリアクトルは、第1のノードおよび第3のノードの間に第2の直流電源と直列に電氣的に接続される。

[0012] さらに好ましくは、複数の動作モードは、第1および第2のモードを含む。第1のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフ制御によって、第1および第2の直流電源が第1および第2の電力線との間で並列に直流電圧変換を実行する。第2のモードでは、電力変換器は、第3のスイッチング素子をオン固定するとともに第1、第2および第4のスイッチング素子をオンオフ制御することによって、第1および第2の直流電源が直列接続された状態で第1および第2の電力線との間で直流電圧変換を実行する。要求電圧が第1および第2の直流電源の出力電圧の和よりも高いときに、第1の動作モードは、第2のモードであり、第2の動作モードは、第1のモードである。

[0013] また好ましくは、複数の動作モードは、第1から第3のモードを含む。第1のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフ制御によって、第1および第2の直流電源が第1および第2の電力線との間で並列に直流電圧変換を実行する。第2のモードでは、電力変換器は、第3のスイッチング素子をオン固定するとともに第1、第2および第4のスイッチング素子をオンオフ制御することによって、第1および第2の直流電源が直列接続された状態で第1および前記第2の電力線との間で直流電圧変換を実行する。第3のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフを固定して、第1および第2の電力線に対して第1および第2の直流電源が直列に接続された状態を維持する。要求電圧が第1および第2の直流電源の出力電圧の和以下のときに、第1の動作モードは、第3のモードであり、第2の動作モードは、第1のモードである。

[0014] さらに好ましくは、複数の動作モードは、第4のモードをさらに含む。第4のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフ制御によって、第1および第2の直流電源の一方の直流電源と電力線との間で直流電圧変換を実行する。要求電圧が第1および第2の直流電源の出力電圧の高い方の電圧よりも高いときに、第1の動作モードは、第4のモードであり、第2の動作モードは、第1のモードである。

[0015] また、さらに好ましくは、複数の動作モードは、第5および第6のモードをさらに含む。第5のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフを固定して、第1および第2の直流電源の一方が第1および第2の電力線に電氣的に接続される一方で、第1および第2の直流電源の他方が電力線から電氣的に切り離された状態を維持する。第6のモードでは、電力変換器は、第1から第4のスイッチング素子のオンオフを固定して、第1および第2の電力線に対して第1および第2の直流電源が並列に接続された状態を維持する。要求電圧が第1および第2の直流電源の出力電圧の高い方の電圧よりも低いときに、第1の動作モードは第5または第6のモードであり、第2の動作モードは第1のモードである。

[0016] あるいは、さらに好ましくは、制御装置は、第1の直流電源からの出力を制御するための第1のデューティ比および第2の直流電源からの出力を制御するための第2のデューティ比を演算するとともに、第1のキャリア波および第1のデューティ比の比較、ならびに、第2のキャリア波および第2のデューティ比の比較によるパルス幅変調に従ってそれぞれ得られた第1および第2の制御パルス信号に基づいて、第1から第4のスイッチング素子のオンオフ制御信号を生成する。さらに、第1のキャリア波と第2のキャリア波との位相差は、第1の制御パルス信号のパルスの遷移タイミングと第2の制御パルス信号のパルスの遷移タイミングとを合わせるように、第1および第2のデューティ比に応じて可変に制御される。

[0017] 好ましくは、電源システムは、車両駆動力を発生するためのエンジンおよび電動機を備えたハイブリッド自動車に搭載され、ハイブリッド自動車は、数の直流電源の蓄積エネルギーの使用効率を最優先する所定の運転モードをユーザが選択できるように構成され、負荷は、電力線に対して電氣的に接続された電動機を含む。さらに、電源システムにおいて、動作モード選択部によって第2のモードまたは第3のモードが第1の動作モードに選択されており、かつ、所定の運転モードが選択されている場合に、複数の直流電源のうちのいずれかの直流電源の入出力電力が制約値に達したときには、第1の動作

モードの選択を維持するとともに、各直流電源の入出力電力が制約値よりも小さくなるように電動機の出力は制限される。

[0018] さらに好ましくは、動作モード修正部は、前記第2の動作モードの選択中に、各前記直流電源の前記SOCおよび前記入出力電力が前記制約値よりも小さくなると、前記第2の動作モードに代えて第1の動作モードを適用したときの各前記直流電源の入出力電力の予測値を算出する。さらに、動作モード修正部は、各前記直流電源の前記予測値が前記制約値に達していないときには、前記第1の動作モードへの復帰を指示する一方で、前記複数の直流電源のいずれかにおいて前記予測値が前記制約値に達しているときには、前記第2の動作モードの選択を維持するように構成される。

[0019]あるいは好ましくは、制御装置は、複数の直流電源のうちのいずれかの直流電源のSOCが制約値に達したことにより動作モード修正部によって第2の動作モードが選択されている場合に、SOCが制約値に達した当該直流電源を除く他の直流電源からの出力電力の和を、負荷の要求電力よりも高くすることによって当該直流電源を充電するように電力変換器を制御する。

[0020] また好ましくは、制御装置は、電力線の電圧検出値と電圧指令値との偏差に基づいて、第1および第2の直流電源全体から電力線への全体入出力電力を算出するとともに、動作モードの変更に応じて第1および第2の直流電源間での電力分配比を切替える。さらに、制御装置は、全体入出力電力および電力分配比に従って、第1の直流電源の第1の電力指令値および第2の直流電源の第2の電力指令値を設定するとともに、第1の電力指令値を第1の直流電源の出力電圧で除算した第1の電流指令値に対する第1の直流電源の電流検出値の偏差に基づいて、第1の直流電源からの出力を制御するための第1のデューティ比を演算し、第2の電力指令値を第2の直流電源の出力電圧で除算した第2の電流指令値に対する第2の直流電源の電流検出値の偏差に基づいて、第2の直流電源からの出力を制御するための第2のデューティ比を演算する。さらに、制御装置は、第1のキャリア波および第1のデューティ比の比較、ならびに、第2のキャリア波および第2のデューティ比の比較

によるパルス幅変調に従ってそれぞれ得られた第1および第2の制御パルス信号に基づいて、第1から第4のスイッチング素子のオンオフ制御信号を生成する。

[0021] さらに好ましくは、電力分配比は、第1のモードでは第1および第2の直流電源の動作状態に応じて可変に設定される一方で、第2のモードでは第1および第2の直流電源の電圧に基づく比率に固定される。

[0022] さらに好ましくは、制御装置は、第1のモードでは、第1および第2の直流電源について、第1の電流指令値に基づく電流フィードバック制御によって第1および第2のデューティ比を演算するとともに、第2のモードでは、第1および第2の直流電源の一方の直流電源において第2の電流指令値に基づく電流フィードバック制御を実行する一方で、第1および第2の直流電源の他方では電流フィードバック制御を非実行として当該直流電源の出力電圧および電圧指令値に基づくフィードフォワード制御を実行することによって、第1および第2のデューティ比を演算する。さらに、制御装置は、第1および第2のモードの各々において、第1のデューティ比および第1のキャリア波の比較によって得られる第1の制御パルス信号と、第2のデューティ比および第2のキャリア波の比較によって得られる第2の制御パルス信号とに基づいて第1から第4のスイッチング素子のオンオフ制御信号を生成する。さらに、第1および第2のモードの各々において、第1のキャリア波と第2のキャリア波との位相差は、第1の制御パルス信号のパルスの遷移タイミングと第2の制御パルス信号のパルスの遷移タイミングとを合わせるように、演算された第1および第2のデューティ比に応じて可変に制御される。

[0023] あるいは、さらに好ましくは、複数の動作モードは、第4のモードをさらに含む。第4のモードにおいて、電力変換器は、第1から第4のスイッチング素子のオンオフ制御によって、第1および第2の直流電源の一方の直流電源と電力線との間で直流電圧変換を実行するとともに、第1および第2の直流電源の他方の直流電源が電力線から電氣的に切り離された状態を維持する、要求電圧が第1および第2の直流電源の出力電圧の和よりも低いときに、

第 1 の動作モードは、第 4 のモードであり、第 2 の動作モードは、第 1 のモードである。電力分配比は、第 1 のモードでは第 1 および第 2 の直流電源の動作状態に応じて可変に設定される一方で、第 4 のモードでは、一方の電源からの出力のみによって全体入出力電力が確保されるように設定される。

[0024] さらに好ましくは、制御装置は、第 1 のモードにおいて、第 1 の直流電源および第 2 の直流電源の間での充放電する循環電力値を設定する。第 1 の電力指令値は、全体入出力電力および電力分配比と循環電力値とに従って、第 1 の直流電源の動作状態に応じて設定された電力範囲内に制限されるように設定される。第 2 の電力指令値は、全体入出力電力から第 1 の電力指令値を減算することによって設定される。

発明の効果

[0025] この発明によれば、複数の直流電源と当該複数の直流電源に共通の電力線との間に接続された電力変換器を含む電源システムにおいて、システム全体の効率向上と、各直流電源の過充電および過放電からの保護性とを両立するように、電力変換器の動作モードを選択することができる。

図面の簡単な説明

[0026] [図1]本発明の実施の形態 1 に従う電力変換器を含む電源システムの構成を示す回路図である。

[図2]図 1 に示した負荷の構成例を示す概略図である。

[図3]図 1 に示した電力変換器が有する複数の動作モードを説明するための図表である。

[図4]図 1 に示した 2 個の直流電源を異なる種類の電源で構成した場合における両直流電源の特性の一例を示す概念図である。

[図5A] P B モードにおける第 1 の回路動作を説明する第 1 の回路図である。

[図5B] P B モードにおける第 1 の回路動作を説明する第 2 の回路図である。

[図6A] P B モードにおける第 2 の回路動作を説明する第 1 の回路図である。

[図6B] P B モードにおける第 2 の回路動作を説明する第 2 の回路図である。

[図7A] P B モードにおける第 1 の直流電源に対する D C / D C 変換（昇圧動

作)を説明する第1の回路図である。

[図7B] P Bモードにおける第1の直流電源に対するDC/DC変換(昇圧動作)を説明する第2の回路図である。

[図8A] P Bモードにおける第2の直流電源に対するDC/DC変換(昇圧動作)を説明する第1の回路図である。

[図8B] P Bモードにおける第2の直流電源に対するDC/DC変換(昇圧動作)を説明する第2の回路図である。

[図9] P Bモードにおける電力変換器のスイッチング素子の制御動作例を示す波形図である。

[図10] P Bモードにおける各スイッチング素子の制御信号を設定するための論理演算式を説明するための図表である。

[図11A] S Bモードにおける回路動作を説明する第1の回路図である。

[図11B] S Bモードにおける回路動作を説明する第2の回路図である。

[図12A] S BモードにおけるDC/DC変換(昇圧動作)を説明する第1の回路図である。

[図12B] S BモードにおけるDC/DC変換(昇圧動作)を説明する第2の回路図である。

[図13] S Bモードにおける電力変換器のスイッチング素子の制御動作例を示す波形図である。

[図14] S Bモードにおける各スイッチング素子の制御信号を設定するための論理演算式を説明するための図表である。

[図15] 図3に示した各動作モードにおける直流電源間での電力分配比の制御可否および出力電圧の設定可能範囲を比較するための図表である。

[図16] 負荷要求電圧の電圧範囲の定義を説明するための概念図である。

[図17] 各電圧範囲での動作モードの選択を説明するための図表である。

[図18] 本発明の実施の形態1に従う電源システムにおける電力変換器での動作モード選択のための制御構成を示す機能ブロック図である。

[図19] 動作モード選択部の機能を説明するための第1の機能ブロック図であ

る。

[図20]図 1 9 の構成によって推定されるコンバータ損失の動作モード間での比較を説明する概念図である。

[図21]図 1 9 の構成によって推定されるシステム全体損失の動作モード間での比較を説明する概念図である。

[図22]図 1 8 に示した動作モード修正部の動作例を説明するための波形図である。

[図23]各電圧範囲における動作モード修正部による動作モード選択の修正を示す図表である。

[図24]動作モード修正部による動作モード選択の修正の第 1 の例を説明するための概念図である。

[図25]動作モード修正部による動作モード選択の修正の第 2 の例を説明するための概念図である。

[図26]本実施の形態 1 の変形例に従う電力変換器制御によるキャリア位相制御適用時における P B モードの制御動作例を示す波形図である。

[図27] P B モードにおけるキャリア位相制御による電流位相を説明する波形図である。

[図28A]図 2 7 の所定期間における電流経路を説明する第 1 の回路図である。

[図28B]図 2 7 の所定期間における電流経路を説明する第 2 の回路図である。

[図29A]図 2 7 に示した電流位相でのスイッチング素子の第 1 の電流波形図である。

[図29B]図 2 7 に示した電流位相でのスイッチング素子の第 2 の電流波形図である。

[図30]キャリア波間の位相差 = 0 のときの電流位相を示す波形図である。

[図31A]図 3 0 に示した電流位相でのスイッチング素子の第 1 の電流波形図である。

[図31B]図 3 0 に示した電流位相でのスイッチング素子の第 2 の電流波形図である。

[図32]直流電源の各動作状態におけるP Bモードでのキャリア位相制御を説明するための図表である。

[図33]S Bモードにおける2個の直流電源の状態を説明する図である。

[図34]キャリア位相制御を適用したときのS Bモードにおける制御パルス信号を示す波形図である。

[図35]S Bモードでの制御信号の設定を説明するための図表である。

[図36]本実施の形態1の変形例に従う電力変換器制御におけるP BモードおよびS Bモードの動作例を示す波形図である。

[図37]本実施の形態2に従う電力変換器制御の基本的な概念を説明する概念図である。

[図38]本実施の形態2に従う電力変換器制御を説明するための第1のブロック図である。

[図39]本実施の形態2に従う電力変換器制御を説明するための第2のブロック図である。

[図40]実施の形態2に従う電力変換器制御によるP Bモードでの電源システム内のパワーフローを説明するための概念図である。

[図41]昇圧モードに属する各動作モードにおける制御信号および制御データの設定を説明する図表である。

[図42]実施の形態2に従う電力変換器制御によるa Bモードでの電源システム内のパワーフローを説明するための概念図である。

[図43]実施の形態2に従う電力変換器制御によるb Bモードでの電源システム内のパワーフローを説明するための概念図である。

[図44]実施の形態2に従う電力変換器制御によるS Bモードでの電源システム内のパワーフローを説明するための概念図である。

[図45]本発明の実施の形態3に従う電力変換器を含む電源システムの構成例を示す回路図である。

[図46]図45に示した電力変換器が有する複数の動作モードおよび各動作モードでの制御信号および制御データの設定を説明する図表である。

[図47]実施の形態3に従う電源システムにおける負荷要求電圧の電圧範囲の定義を説明するための概念図である。

[図48]実施の形態3に従う電源システムにおける各電圧範囲での動作モードの選択を説明するための図表である。

[図49]実施の形態3に従う電源システムにおける各電圧範囲での動作モード修正部による動作モード選択の修正を示す図表である。

[図50]動作モード選択部の機能を説明するための第2の機能ブロック図である。

[図51]動作モード選択の修正を終了する際の制御処理を説明するフローチャートである。

発明を実施するための形態

[0027] 以下に本発明の実施の形態について図面を参照して詳細に説明する。以下では、複数の実施の形態について説明するが、各実施の形態で説明された構成を適宜組み合わせることは出願当初から予定されている。また、以下では、図中の同一または相当部分には同一符号を付して、その説明は原則的に繰返さないものとする。

[0028] [実施の形態1]

(電力変換器の回路構成)

図1は、本発明の実施の形態1に従う電力変換器を含む電源システムの構成を示す回路図である。

[0029] 図1を参照して、電源システム5は、複数の直流電源10aおよび10bと、負荷30と、電力変換器50とを備える。

[0030] 本実施の形態において、直流電源10aおよび10bの各々は、リチウムイオン二次電池やニッケル水素電池のような二次電池、あるいは、電気二重層キャパシタやリチウムイオンキャパシタ等の出力特性に優れた直流電圧源要素により構成される。直流電源10aおよび直流電源10bは、「第1の直流電源」および「第2の直流電源」にそれぞれ対応する。

[0031] 直流電源10aおよび10bは、同種および同容量の直流電源によって構

成することも可能であり、特性および／または容量が異なる直流電源によって構成することも可能である。

[0032] 電力変換器50は、直流電源10aおよび10bと、電力線20との間に接続される。電力変換器50は、負荷30と接続された電力線20上の直流電圧（以下、出力電圧V_Hとも称する）を電圧指令値V_H*に従って制御する。すなわち、電力線20は、直流電源10aおよび10bに対して共通に設けられる。

[0033] 負荷30は、電力変換器50の出力電圧V_Hを受けて動作する。電圧指令値V_H*は、負荷30の動作に適した電圧に設定される。電圧指令値V_H*は、負荷30の動作状態に応じて可変に設定されてもよい。さらに、負荷30は、回生発電等によって、直流電源10a、10bの充電電力を発生可能に構成されてもよい。

[0034] 電力変換器50は、スイッチング素子S1～S4と、リアクトルL1、L2とを含む。本実施の形態において、スイッチング素子としては、IGBT（Insulated Gate Bipolar Transistor）、電力用MOS（Metal Oxide Semiconductor）トランジスタあるいは電力用バイポーラトランジスタ等を用いることができる。スイッチング素子S1～S4に対しては、逆並列ダイオードD1～D4が配置されている。また、スイッチング素子S1～S4は、制御信号SG1～SG4にそれぞれ応答して、オンオフを制御することが可能である。すなわち、スイッチング素子S1～S4は、制御信号SG1～SG4がハイレベル（以下、Hレベル）のときにオンする一方で、ローレベル（以下、Lレベル）のときにオフする。

[0035] スwitchング素子S1は、電力線20およびノードN1の間に電氣的に接続される。スイッチング素子S2はノードN1およびN2の間に電氣的に接続される。スイッチング素子S3は、ノードN2およびN3の間に電氣的に接続される。スイッチング素子S4は、ノードN3および接地配線21の間に電氣的に接続される。

[0036] ノードN3は、直流電源10bの負極端子と電氣的に接続される。接地配

線 21 は、負荷 30 および、直流電源 10a の負極端子と電氣的に接続される。リアクトル L1 はノード N2 および接地配線 21 の間に直流電源 10a と直列に電氣的に接続される。リアクトル L2 は、ノード N1 およびノード N3 の間に直流電源 10b と直列に電氣的に接続される。

[0037] 図 1 から理解されるように、電力変換器 50 は、直流電源 10a および直流電源 10b の各々に対応して昇圧チョッパ回路を備えた構成となっている。すなわち、直流電源 10a に対しては、スイッチング素子 S1, S2 を上アーム素子とする一方で、スイッチング素子 S3, S4 を下アーム素子とする電流双方向の第 1 の昇圧チョッパ回路が構成される。同様に、直流電源 10b に対しては、スイッチング素子 S1, S4 を上アーム素子とする一方で、スイッチング素子 S2, S3 を下アーム素子とする電流双方向の第 2 の昇圧チョッパ回路が構成される。

[0038] そして、第 1 の昇圧チョッパ回路によって、直流電源 10a および電力線 20 の間に形成される電力変換経路と、第 2 の昇圧チョッパ回路によって、直流電源 10b および電力線 20 の間に形成される電力変換経路との両方に、スイッチング素子 S1 ~ S4 が含まれる。

[0039] 制御装置 40 は、負荷 30 への出力電圧 V_H を制御するために、スイッチング素子 S1 ~ S4 のオンオフを制御する制御信号 $SG1 \sim SG4$ を生成する。なお、図 1 では図示を省略しているが、直流電源 10a の電圧（以下、 V_a と表記する）および電流（以下、 I_a と表記する）、直流電源 10b の電圧（以下、 V_b と表記する）および電流（以下、 I_b と表記する）、ならびに、出力電圧 V_H の検出器（電圧センサ、電流センサ）が設けられている。さらに、直流電源 10a および 10b の温度（以下、 T_a および T_b と表記する）の検出器（温度センサ）についても配置することが好ましい。これらの検出器の出力は、制御装置 40 へ与えられる。

[0040] 図 1 の構成において、スイッチング素子 S1 ~ S4 は、「第 1 のスイッチング素子」~「第 4 のスイッチング素子」にそれぞれ対応し、リアクトル L1 および L2 は、「第 1 のリアクトル」および「第 2 のリアクトル」にそれ

それぞれ対応する。

[0041] 図2は、負荷30の構成例を示す概略図である。

図2を参照して、負荷30は、たとえば電動車両の走行用電動機を含むように構成される。負荷30は、平滑コンデンサCHと、インバータ32と、モータジェネレータ35と、動力伝達ギヤ36と、駆動輪37とを含む。

[0042] モータジェネレータ35は、車両駆動力を発生するための走行用電動機であり、たとえば、複数相の永久磁石型同期電動機で構成される。モータジェネレータ35の出力トルクは、減速機や動力分割機構によって構成される動力伝達ギヤ36を経由して、駆動輪37へ伝達される。駆動輪37に伝達されたトルクにより電動車両が走行する。また、モータジェネレータ35は、電動車両の回生制動時には、駆動輪37の回転力によって発電する。この発電電力は、インバータ32によってAC/DC変換される。この直流電力は、電源システム5に含まれる直流電源10a, 10bの充電電力として用いることができる。

[0043] モータジェネレータの他にエンジン（図示せず）が搭載されたハイブリッド自動車では、このエンジンおよびモータジェネレータ35を協調的に動作させることによって、電動車両に必要な車両駆動力が発生される。この際には、エンジンの回転による発電電力を用いて直流電源10a, 10bを充電することも可能である。

[0044] このように、電動車両は、走行用電動機を搭載する車両を包括的に示すものであり、エンジンおよび電動機により車両駆動力を発生するハイブリッド自動車と、エンジンを搭載しない電気自動車および燃料電池車との両方を含むものである。

[0045] （電力変換器の動作モード）

電力変換器50は、直流電源10a, 10bと電力線20との間での直流電力変換の態様が異なる複数の動作モードを有する。

[0046] 図3には、電力変換器50が有する複数の動作モードが示される。

図3を参照して、動作モードは、スイッチング素子S1～S4の周期的な

オンオフ制御に伴って直流電源 10a および／または 10b の出力電圧を昇圧する「昇圧モード（B）」と、スイッチング素子 S1～S4 のオンオフを固定して直流電源 10a および／または 10b を電力線 20 と電氣的に接続する「直結モード（D）」とに大別される。

[0047] 昇圧モードには、直流電源 10a および 10b と電力線 20 との間で並列な DC/DC 変換を行なう「パラレル昇圧モード（以下、PB モード）」と、直列接続された直流電源 10a および 10b と電力線 20 との間で DC/DC 変換を行なう「シリーズ昇圧モード（以下、SB モード）」とが含まれる。PB モードは、特許文献 3 での「パラレル接続モード」に対応し、SB モードは、特許文献 3 での「シリーズ接続モード」に対応する。

[0048] さらに、昇圧モードには、直流電源 10a のみを用いて電力線 20 との間で DC/DC 変換を行なう「直流電源 10a による単独モード（以下、aB モード）」と、直流電源 10b のみを用いて電力線 20 との間で DC/DC 変換を行なう「直流電源 10b による単独モード（以下、bB モード）」とが含まれる。aB モードでは、直流電源 10b は、出力電圧 V_H が直流電源 10b の電圧 V_b よりも高く制御されている限りにおいて、電力線 20 と電氣的に切り離された状態を維持されて不使用とされる。同様に、bB モードでは、直流電源 10a は、出力電圧 V_H が直流電源 10a の電圧 V_a よりも高く制御されている限りにおいて、電力線 20 と電氣的に切り離された状態を維持されて不使用とされる。

[0049] 昇圧モードに含まれる、PB モード、SB モード、aB モードおよび bB モードの各々では、電力線 20 の出力電圧 V_H は、電圧指令値 V_H^* に従って制御される。これらの各モードにおけるスイッチング素子 S1～S4 の制御については後述する。直結モードには、直流電源 10a および 10b を電力線 20 に対して並列に接続した状態を維持する「並列直結モード（以下、PD モード）」と、直流電源 10a および 10b を電力線 20 に対して直列に接続した状態を維持する「シリーズ直結モード（以下、SD モード）」とが含まれる。

- [0050] PDモードでは、スイッチング素子 S_1 , S_2 , S_4 をオンに固定する一方で、スイッチング素子 S_3 がオフに固定される。これにより、出力電圧 V_H は、直流電源 $10a$, 10 の出力電圧 V_a , V_b （厳密には V_a , V_b のうちの高い方の電圧）と同等となる。 V_a , V_b 間の電圧差は直流電源 $10a$, $10b$ に短絡電流を生じさせるので、当該電圧差が小さいときに限定して、PDモードを適用することができる。
- [0051] SDモードでは、スイッチング素子 S_2 , S_4 がオフに固定される一方で、スイッチング素子 S_1 , S_3 がオンに固定される。これにより、出力電圧 V_H は、直流電源 $10a$, 10 の出力電圧 V_a , V_b の和と同等となる（ $V_H = V_a + V_b$ ）。
- [0052] さらに、直結モードには、直流電源 $10a$ のみを電力線 20 と電氣的に接続する「直流電源 $10a$ の直結モード（以下、 aD モード）」と、直流電源 $10b$ のみを電力線 20 と電氣的に接続する「直流電源 $10b$ の直結モード（以下、 bD モード）」が含まれる。
- [0053] aD モードでは、スイッチング素子 S_1 , S_2 がオンに固定される一方で、スイッチング素子 S_3 , S_4 がオフに固定される。これにより、直流電源 $10b$ は電力線 20 から切り離された状態となり、出力電圧 V_H は、直流電源 $10a$ の電圧 V_a と同等となる（ $V_H = V_a$ ）。 aD モードでは、直流電源 $10b$ は、電力線 20 と電氣的に切り離された状態を維持されて不使用とされる。なお、 $V_b > V_a$ の状態では aD モードを適用すると、スイッチング素子 S_2 を介して直流電源 $10b$ から $10a$ に短絡電流が生じる。このため、 aD モードの適用には、 $V_a > V_b$ が必要条件となる。
- [0054] 同様に、 bD モードでは、スイッチング素子 S_1 , S_4 がオンに固定される一方で、スイッチング素子 S_2 , S_3 がオフに固定される。これにより、直流電源 $10a$ は電力線 20 から切り離された状態となり、出力電圧 V_H は、直流電源 $10b$ の電圧 V_b と同等となる（ $V_H = V_b$ ）。 bD モードでは、直流電源 $10a$ は、電力線 20 と電氣的に切り離された状態を維持されて不使用とされる。なお、 $V_a > V_b$ の状態では bD モードを適用すると、ダイ

オードD2を介して直流電源10aから10bに短絡電流が生じる。このため、bDモードの適用には、 $V_b > V_a$ が必要条件となる。

[0055] 直結モードに含まれる、PDモード、SDモード、aDモードおよびbDモードの各々では、電力線20の出力電圧VHは、直流電源10a, 10bの電圧Va, Vbに依存して決まるため、直接制御することができなくなる。このため、直結モードに含まれる各モードでは、出力電圧VHが負荷30の動作に適した電圧に設定できなくなることにより、負荷30での電力損失が増加する可能性がある。

[0056] 一方で、直結モードでは、スイッチング素子S1～S4がオンオフされないため、電力変換器50の電力損失が大幅に抑制される。したがって、負荷30の動作状態によっては、直結モードの適用によって、負荷30の電力損失増加量よりも電力変換器50での電力損失減少量が多くなることにより、電源システム5全体での電力損失が抑制できる可能性がある。

[0057] 図3において、PBモードは「第1のモード」に対応し、SBモードは「第2のモード」に対応し、PDモードは「第3のモード」に対応する。また、aBモードおよびbBモードは「第4のモード」に対応し、aDモードおよびbDモードは「第5のモード」に対応し、SDモードは「第6のモード」に対応する。

[0058] 図4は、直流電源10a, 10bを異なる種類の電源で構成した場合における両直流電源の特性の一例を示す概念図である。図4には、横軸にエネルギー、縦軸に電力をプロットした、いわゆるラゴンプロットが示される。一般的に、直流電源の出力パワーおよび蓄積エネルギーはトレードオフの関係にあるため、高容量型のバッテリーでは高出力を得ることが難しく、高出力型のバッテリーでは蓄積エネルギーを高めることが難しい。

[0059] したがって、直流電源10a, 10bは、一方が、蓄積エネルギーが高い、いわゆる高容量型の電源で構成されるのに対して、他方が、出力パワーが高い、いわゆる高出力型の電源で構成されることが好ましい。このようにすると、高容量型の電源に蓄積されたエネルギーを平準的に長期間使用する一方で

、高出力型の電源をバッファとして使用して、高容量型の電源による不足分を出力することができる。

[0060] 図4の例では、直流電源10aが高容量型の電源で構成される一方で、直流電源10bは高出力型の電源で構成される。したがって、直流電源10aの動作領域110は、直流電源10bの動作領域120と比較して、出力可能な電力範囲が狭い。一方で、動作領域120は、動作領域110と比較して、蓄積可能なエネルギー範囲が狭い。

[0061] 負荷30の動作点101では、高パワーが短時間要求される。たとえば、電動車両では、動作点101は、ユーザのアクセル操作による急加速時に対応する。これに対して、負荷30の動作点102では、比較的低パワーが長時間要求される。たとえば、電動車両では、動作点102は、継続的な高速定常走行に対応する。

[0062] 動作点101に対しては、主に、高出力型の直流電源10bからの出力によって対応することができる。一方で、動作点102に対しては、主に、高容量型の直流電源10aからの出力によって対応することができる。これにより、電動車両では、高容量型のバッテリーに蓄積されたエネルギーを長時間に亘って使用することによって、電気エネルギーによる走行距離を延ばすことができるとともに、ユーザのアクセル操作に対応した加速性能を速やかに確保することができる。

[0063] また、直流電源がバッテリーによって構成される場合には、低温時に出力特性が低下する可能性や、高温時に劣化進行を抑制するために充放電が制限される可能性がある。特に、電動車両では、搭載位置の差異によって、直流電源10a、10bの間に温度差が発生するケースも生じる。したがって、電源システム5では、直流電源10a、10bの動作状態（特に温度）に応じて、あるいは、上述したような負荷30の要求に応じて、いずれか一方の直流電源のみを使用した方が、効率的であるケースが存在する。上述したような、直流電源10a、10bの一方のみを使用するモード（aBモード、bBモード、aDモード、bDモード）を設けることによって、これらのケー

スに対応することができる。

[0064] すなわち、本実施の形態 1 に従う電力変換器 50 では、直流電源 10a, 10b および／または負荷 30 の動作状態に応じて、図 3 に示した、複数の動作モードのうちのいずれかの動作モードが選択される。動作モードを選択するための処理の詳細については、後程説明する。

[0065] (各動作モードでの回路動作)

次に、各動作モードにおける電力変換器 50 の回路動作を説明する。まず、直流電源 10a および 10b と電力線 20 との間で並列な DC/DC 変換を行なう PB モードでの回路動作について、図 5A～図 8B を用いて説明する。

[0066] (PB モードにおける回路動作)

図 5A～図 6B に示されるように、スイッチング素子 S4 または S2 をオンすることによって、直流電源 10a および 10b を電力線 20 に対して並列に接続することができる。ここで、並列接続モードでは、直流電源 10a の電圧 V_a と直流電源 10b の電圧 V_b との高低に応じて等価回路が異なってくる。

[0067] 図 5A に示されるように、 $V_b > V_a$ のときは、スイッチング素子 S4 をオンすることにより、スイッチング素子 S2, S3 を介して、直流電源 10a および 10b が並列に接続される。このときの等価回路が図 5B に示される。

[0068] 図 5B を参照して、直流電源 10a および電力線 20の間では、スイッチング素子 S3 のオンオフ制御によって、下アーム素子のオン期間およびオフ期間を交互に形成できる。同様に、直流電源 10b および電力線 20の間では、スイッチング素子 S2, S3 を共通にオンオフ制御することによって、昇圧チョッパ回路の下アーム素子のオン期間およびオフ期間を交互に形成できる。なお、スイッチング素子 S1 は、負荷 30 からの回生を制御するスイッチとして動作する。

[0069] 一方、図 6A に示されるように、 $V_a > V_b$ のときには、スイッチング素

子S 2をオンすることにより、スイッチング素子S 3, S 4を介して、直流電源10 aおよび10 bが並列に接続される。このときの等価回路が図6 Bに示される。

[0070] 図6 Bを参照して、直流電源10 bおよび電力線20の間では、スイッチング素子S 3のオンオフ制御によって、下アーム素子のオン期間およびオフ期間を交互に形成できる。同様に、直流電源10 aおよび電力線20の間では、スイッチング素子S 3, S 4を共通にオンオフ制御することによって、昇圧チョッパ回路の下アーム素子のオン期間およびオフ期間を交互に形成できる。なお、スイッチング素子S 1は、負荷30からの回生を制御するスイッチとして動作する。

[0071] 次に、図7 A～図8 Bを用いて、電力変換器50のPBモードにおける昇圧動作について詳細に説明する。

[0072] 図7 A, 図7 Bには、PBモードにおける直流電源10 aに対するDC／DC変換（昇圧動作）が示される。

[0073] 図7 Aを参照して、スイッチング素子S 3, S 4のペアをオンし、スイッチング素子S 1, S 2のペアをオフすることによって、リアクトルL 1にエネルギーを蓄積するための電流経路350が形成される。これにより、昇圧チョッパ回路の下アーム素子をオンした状態が形成される。

[0074] これに対して、図7 Bを参照して、スイッチング素子S 3, S 4のペアをオフするとともに、スイッチング素子S 1, S 2のペアをオンすることによって、リアクトルL 1の蓄積エネルギーを直流電源10 aのエネルギーとともに出力するための電流経路351が形成される。これにより、昇圧チョッパ回路の上アーム素子をオンした状態が形成される。

[0075] スwitchング素子S 3, S 4のペアがオンされる一方で、スイッチング素子S 1, S 2の少なくとも一方がオフされている第1の期間と、スイッチング素子S 1, S 2のペアがオンされる一方で、スイッチング素子S 3, S 4の少なくとも一方がオフされている第2の期間とを交互に繰返すことにより、図7 Aの電流経路350および図7 Bの電流経路351が交互に形成され

る。

[0076] この結果、スイッチング素子 S 1, S 2 のペアを等価的に上アーム素子とし、スイッチング素子 S 3, S 4 のペアを等価的に下アーム素子とする昇圧チョッパ回路が、直流電源 10 a に対して構成される。図 7 A, 図 7 B に示される DC / DC 変換動作では、直流電源 10 b への電流流通経路がないため、直流電源 10 a および 10 b は互いに非干渉である。すなわち、直流電源 10 a および 10 b に対する電力の入出力を独立に制御することが可能である。

[0077] このような DC / DC 変換において、直流電源 10 a の電圧 V_a と、電力線 20 の出力電圧 V_H との間には、下記 (1) 式に示す関係が成立する。(1) 式では、スイッチング素子 S 3, S 4 のペアがオンされる期間のデューティ比を D_a とする。

$$[0078] \quad V_H = 1 / (1 - D_a) \cdot V_a \quad \dots (1)$$

図 8 A, 図 8 B には、PB モードにおける直流電源 10 b に対する DC / DC 変換 (昇圧動作) が示される。

[0079] 図 8 A を参照して、スイッチング素子 S 2, S 3 のペアをオンし、スイッチング素子 S 1, S 4 のペアをオフすることによって、リアクトル L 2 にエネルギーを蓄積するための電流経路 360 が形成される。これにより、昇圧チョッパ回路の下アーム素子をオンした状態が形成される。

[0080] これに対して、図 8 B を参照して、スイッチング素子 S 2, S 3 のペアをオフするとともに、スイッチング素子 S 1, S 4 のペアをオンすることによって、リアクトル L 2 の蓄積エネルギーを直流電源 10 b のエネルギーとともに出力するための電流経路 361 が形成される。これにより、昇圧チョッパ回路の上アーム素子をオンした状態が形成される。

[0081] スwitchング素子 S 2, S 3 のペアがオンされる一方で、スイッチング素子 S 1, S 4 の少なくとも一方がオフされている第 1 の期間と、スイッチング素子 S 1, S 4 のペアがオンされる一方で、スイッチング素子 S 2, S 3 の少なくとも一方がオフされている第 2 の期間とを交互に繰返すことにより

、図 8 A の電流経路 3 6 0 および図 8 B の電流経路 3 6 1 が交互に形成される。

[0082] この結果、スイッチング素子 S 1, S 4 のペアを等価的に上アーム素子とし、スイッチング素子 S 2, S 3 のペアを等価的に下アーム素子とする昇圧チョッパ回路が、直流電源 1 0 b に対して構成される。図 8 A, 図 8 B に示される DC / DC 変換動作では、直流電源 1 0 a を含む電流経路がないため、直流電源 1 0 a および 1 0 b は互いに非干渉である。すなわち、直流電源 1 0 a および 1 0 b に対する電力の入出力を独立に制御することが可能である。

[0083] このような DC / DC 変換において、直流電源 1 0 b の電圧 V_b と、電力線 2 0 の出力電圧 V_H との間には、下記 (2) 式に示す関係が成立する。(2) 式では、スイッチング素子 S 2, S 3 のペアがオンされる期間のデューティ比を D_b とする。

[0084]
$$V_H = 1 / (1 - D_b) \cdot V_b \quad \dots (2)$$

また、図 7 A ~ 図 8 B から理解されるように、PB モードでは、スイッチング素子 S 1 ~ S 4 に、直流電源 1 0 a と電力線 2 0 との間の DC / DC 変換による電流と、直流電源 1 0 b および電力線 2 0 の間での DC / DC 変換による電流との両方が流れる。

[0085] したがって、両者の電力変換によって流れる電流が、各スイッチング素子において逆方向である場合、たとえば、図 7 A における電流経路 3 5 0 と、図 8 A における電流経路 3 6 0 とが同時に形成されている場合には、両電流経路の電流が打ち消し合うため、スイッチング素子 S 3 の通過電流は小さくなる。このような現象により、PB モードでは、スイッチング素子 S 1 ~ S 4 における損失は、単独の直流電源を用いて DC / DC 変換を実行する a B モードまたは b B モードと比較して小さくできる場合がある。なお、PB モードにおけるスイッチング素子 S 1 ~ S 4 の損失を最小とするための技術については、後ほど変形例として詳細に説明する。

[0086] 図 9 には、PB モードにおけるスイッチング素子の制御動作例を説明する

ための波形図が示される。図9には、直流電源10aのPWM制御に用いられるキャリア波CWaと、直流電源10bのPWM制御に用いられるキャリア波CWbとは、同一周波数かつ同一位相であるときの例が示される。

[0087] 図9を参照して、たとえば、PBモードでは、特許文献3に記載されるように、直流電源10aおよび10bの一方の出力を、出力電圧VHの電圧偏差 ΔVH ($\Delta VH = VH^* - VH$)を補償するように制御（電圧制御）するとともに、直流電源10aおよび10bの他方の出力を、電流Ia, Ibの電流偏差を補償するように制御（電流制御）することができる。この際に、電流制御の指令値 (Ia^* または Ib^*)は、当該電源の出力電力を制御するように設定することができる。

[0088] 一例として、直流電源10bの出力を電圧制御する一方で、直流電源10aの出力を電流制御するようにすると、デューティ比Daは電流偏差 ΔIa ($\Delta Ia = Ia^* - Ia$)に基づいて演算される一方で、デューティ比Dbは、電圧偏差 ΔVH ($\Delta VH = VH^* - VH$)に基づいて演算される。

[0089] 直流電源10aの出力を制御するためのデューティ比Daと、キャリア波CWaとの電圧比較に基づいて、制御パルス信号SDaが生成される。同様に、直流電源10bの出力を制御するためのデューティ比Dbと、キャリア波CWbとの比較に基づいて制御パルス信号SDbが生成される。制御パルス信号 $\neg SDa$, $\neg SDb$ は、制御パルス信号SDa, SDbの反転信号である。

[0090] 図10に示されるように、制御信号SG1~SG4は、制御パルス信号SDa ($\neg SDa$) およびSDb ($\neg SDb$) の論理演算に基づいて設定される。

[0091] スイッチング素子S1は、図7A~図8Bの昇圧チョッパ回路の各々で上アーム素子を形成する。したがって、スイッチング素子S1のオンオフを制御する制御信号SG1は、制御パルス信号 $\neg SDa$ および $\neg SDb$ の論理和によって生成される。この結果、スイッチング素子S1は、図7A, 図7Bの昇圧チョッパ回路（直流電源10a）の上アーム素子および、図8A, 図

8 Bの昇圧チョッパ回路（直流電源10b）の上アーム素子の両方の機能を実現するように、オンオフ制御される。

[0092] スイッチング素子S2は、図7A、図7Bの昇圧チョッパ回路では上アーム素子を形成し、図8A、図8Bの昇圧チョッパ回路では下アーム素子を形成する。したがって、スイッチング素子S2のオンオフを制御する制御信号SG2は、制御パルス信号／SDaおよびSDbの論理和によって生成される。これにより、スイッチング素子S2は、図7A、図7Bの昇圧チョッパ回路（直流電源10a）の上アーム素子および、図8A、図8Bの昇圧チョッパ回路（直流電源10b）の下アーム素子の両方の機能を実現するように、オンオフ制御される。

[0093] 同様に、スイッチング素子S3の制御信号SG3は、制御パルス信号SDaおよびSDbの論理和によって生成される。これにより、スイッチング素子S3は、図7A、図7Bの昇圧チョッパ回路（直流電源10a）の下アーム素子および、図8A、図8Bの昇圧チョッパ回路（直流電源10b）の下アーム素子の両方の機能を実現するように、オンオフ制御される。

[0094] また、スイッチング素子S4の制御信号SG4は、制御パルス信号SDaおよび／SDbの論理和によって生成される。これにより、スイッチング素子S4は、図7A、図7Bの昇圧チョッパ回路（直流電源10a）の下アーム素子および、図8A、図8Bの昇圧チョッパ回路（直流電源10b）の上アーム素子の両方の機能を実現するように、オンオフ制御される。

[0095] PBモードでは、制御信号SG2およびSG4が相補のレベルに設定されているので、スイッチング素子S2およびS4は相補的にオンオフされる。これにより、図5A、図5Bに示した $V_b > V_a$ のときの動作と、図6A、図6Bに示した $V_a > V_b$ の動作とが、自然に切替えられる。さらに、スイッチング素子S1、S3が相補にオンオフされることにより、直流電源10a、10bについて、デューティ比Da、Dbに従った直流電力変換が実行できる。

[0096] 再び図9を参照して、制御信号SG1～SG4は、図10に示された論理

演算式に従って、制御パルス信号 SDa ($/SDa$) および SDb ($/SDb$) に基づいて生成される。制御信号 $SG1 \sim SG4$ に従ってスイッチング素子 $S1 \sim S4$ をオンオフすることにより、リアクトル $L1$ を流れる電流 $I(L1)$ およびリアクトル $L2$ を流れる電流 $I(L2)$ が制御される。電流 $I(L1)$ は直流電源 $10a$ の電流 Ia に相当し、電流 $I(L2)$ は直流電源 $10b$ の電流 Ib に相当する。

[0097] このように、PBモードでは、直流電源 $10a$ 、 $10b$ と電力線 20 との間で並列に直流電力を入出力するDC/DC変換を実行した上で、出力電圧 VH を電圧指令値 VH^* に制御することができる。さらに、電流制御の対象となる直流電源の電流指令値に応じて、当該直流電源の入出力電力を制御することができる。

[0098] PBモードでは、負荷 30 の入出力電力（以下、負荷電力 PL とも称する）に対する、電流制御される直流電源からの出力電力による不足分が、電圧制御される直流電源から出力されることになる。このため、電流制御での電流指令値の設定によって、直流電源間での電力分配比を間接的に制御することが可能となる。この結果、PBモードでは、直流電源 $10a$ 、 $10b$ 全体が電力線 20 に対して入出力する総電力 PH ($PH = Pa + Pb$) のうちの、直流電源 $10a$ および $10b$ の電力分配を制御することができる。また、電流指令値の設定によって、一方の直流電源からの出力電力によって、他方の直流電源を充電する動作も可能である。なお、以下では、出力電力 Pa 、 Pb 、総電力 PH および負荷電力 PL は、各直流電源 $10a$ 、 $10b$ の放電時および負荷 30 の力行動作時の電力値を正值で表し、各直流電源 $10a$ 、 $10b$ の充電時および負荷 30 の回生動作時の電力値を負値で表すこととする。

[0099] (aBモードおよびbBモードにおける回路動作)

直流電源 $10a$ 、 $10b$ の一方のみを用いる昇圧モード (aBモード、bBモード) における回路動作は、図7A～図8Bにおける回路動作と共通する。

[0100] a Bモードにおいては、図7A、図7Bに示すスイッチング動作によって、直流電源10bを不使用とする一方で、直流電源10aおよび電力線20（負荷30）の間で双方向のDC/DC変換が実行される。したがって、a Bモードでは、直流電源10aの出力を制御するためのデューティ比 D_a に基づく制御パルス信号 SD_a に従って、スイッチング素子 $S_1 \sim S_4$ が制御される。

[0101] 具体的には、図7A、図7Bに示した昇圧チョッパ回路の下アーム素子を構成するスイッチング素子 S_3 および S_4 は、制御パルス信号 SD_a に従って共通にオンオフ制御される。同様に、昇圧チョッパ回路の上アーム素子を構成するスイッチング素子 S_1 および S_2 は、制御パルス信号 $/SD_a$ に従って共通にオンオフ制御される。

[0102] 同様に、b Bモードにおいては、図8A、図8Bに示すスイッチング動作によって、直流電源10aを不使用とする一方で、直流電源10bおよび電力線20（負荷30）の間で双方向のDC/DC変換が実行される。したがって、b Bモードでは、直流電源10bの出力を制御するためのデューティ比 D_b に基づく制御パルス信号 SD_b に従って、スイッチング素子 $S_1 \sim S_4$ が制御される。

[0103] 具体的には、図8A、図8Bに示した昇圧チョッパ回路の下アーム素子を構成するスイッチング素子 S_2 および S_3 は、制御パルス信号 SD_b に従って共通にオンオフ制御される。同様に、昇圧チョッパ回路の上アーム素子を構成するスイッチング素子 S_1 および S_4 は、制御パルス信号 $/SD_b$ に従って共通にオンオフ制御される。

[0104] （直結モードにおける回路動作）

直結モードでは、図3に従ってスイッチング素子 $S_1 \sim S_4$ のオンオフを固定することによって、PDモード、SDモード、aDモードおよびbDモードのいずれかが実現されることが理解される。

[0105] （SBモードにおける回路動作）

次に、SBモードでの回路動作を、図11A～図12Bを用いて説明する

。

[0106] 図 1 1 A に示されるように、スイッチング素子 S 3 をオン固定することによって、直流電源 1 0 a および 1 0 b を電力線 2 0 に対して直列に接続することができる。このときの等価回路が図 1 1 B に示される。

[0107] 図 1 1 B を参照して、S B モードでは、直列接続された直流電源 1 0 a および 1 0 b と電力線 2 0 との間では、スイッチング素子 S 2, S 4 を共通にオンオフ制御することによって、昇圧チョッパ回路の下アーム素子のオン期間およびオフ期間を交互に形成できる。なお、スイッチング素子 S 1 は、スイッチング素子 S 2, S 4 のオフ期間にオンされることによって、負荷 3 0 からの回生を制御するスイッチとして動作する。また、オン固定されたスイッチング素子 S 3 により、リアクトル L 1 をスイッチング素子 S 4 と接続する配線 1 5 が等価的に形成される。

[0108] 次に、図 1 2 A, 図 1 2 B を用いて、S B モードにおける D C / D C 変換（昇圧動作）を説明する。

[0109] 図 1 2 A を参照して、直流電源 1 0 a および 1 0 b を直列接続するためにスイッチング素子 S 3 がオン固定される一方で、スイッチング素子 S 2, S 4 のペアがオンし、スイッチング素子 S 1 がオフされる。これにより、リアクトル L 1, L 2 にエネルギーを蓄積するための電流経路 3 7 0, 3 7 1 が形成される。この結果、直列接続された直流電源 1 0 a, 1 0 b に対して、昇圧チョッパ回路の下アーム素子をオンした状態が形成される。

[0110] これに対して、図 1 2 B を参照して、スイッチング素子 S 3 をオン固定したままで、図 1 2 A とは反対に、スイッチング素子 S 2, S 4 のペアがオフし、スイッチング素子 S 1 がオンされる。これにより、電流経路 3 7 2 が形成される。電流経路 3 7 2 により、直列接続された直流電源 1 0 a, 1 0 b からのエネルギーと、リアクトル L 1, L 2 に蓄積されたエネルギーとの和が電力線 2 0 へ出力される。この結果、直列接続された直流電源 1 0 a, 1 0 b に対して、昇圧チョッパ回路の上アーム素子をオンした状態が形成される。

[0111] スwitchング素子 S 3 がオン固定された下で、スイッチング素子 S 2, S

4のペアがオンされる一方でスイッチング素子S1がオフされている第1の期間と、スイッチング素子S1がオンされる一方でスイッチング素子S2, S4がオフされている第2の期間とを交互に繰り返すことにより、図12Aの電流経路370, 371および図12Bの電流経路372が交互に形成される。

[0112] SBモードのDC/DC変換では、直流電源10aの電圧 V_a 、直流電源10bの電圧 V_b 、および、電力線20の出力電圧 V_H の間には、下記(3)式に示す関係が成立する。(3)式では、スイッチング素子S2, S4のペアがオンされる第1の期間のデューティ比を D_c とする。

$$[0113] \quad V_H = 1 / (1 - D_c) \cdot (V_a + V_b) \quad \dots (3)$$

ただし、 V_a および V_b が異なるときや、リアクトル L_1 , L_2 のインダクタンスが異なるときには、図12Aの動作終了時におけるリアクトル L_1 , L_2 の電流値がそれぞれ異なる。したがって、図12Bの動作への移行直後には、リアクトル L_1 の電流の方が大きいときには電流経路373を介して差分の電流が流れる。一方、リアクトル L_2 の電流の方が大きいときには電流経路374を介して、差分の電流が流れる。

[0114] 図13には、SBモードにおけるスイッチング素子の制御動作例を説明するための波形図が示される。

[0115] SBモードでは、特許文献3に記載されるように、出力電圧 V_H の電圧偏差 ΔV_H ($\Delta V_H = V_H^* - V_H$)を補償するように、(3)式のデューティ比 D_c が演算される。そして、キャリア波CWとデューティ比 D_c との電圧比較に基づいて、制御パルス信号 S_{Dc} が生成される。制御パルス信号/ S_{Dc} は、制御パルス信号 S_{Dc} の反転信号である。SBモードでは、直流電圧($V_a + V_b$)と、出力電圧 V_H との間のDC/DC変換が、図10に示された昇圧チョッパ回路によって実行される。

[0116] 図14に示されるように、制御信号 $S_{G1} \sim S_{G4}$ は、制御パルス信号 S_{Dc} ($/S_{Dc}$)の論理演算に基づいて設定することができる。

[0117] 制御パルス信号 S_{Dc} は、昇圧チョッパ回路の下アーム素子を構成するス

スイッチング素子 S_2 、 S_4 のペアの制御信号 SG_2 、 SG_4 とされる。同様に、昇圧チョッパ回路の上アーム素子を構成するスイッチング素子 S_1 の制御信号 SG_1 は、制御パルス信号 SD_c によって得られる。この結果、下アーム素子を構成するスイッチング素子 S_2 、 S_4 のペアがオンされる期間と、上アーム素子を構成するスイッチング素子 S_1 がオンされる期間とが相補的に設けられる。

[0118] SB モードでは、直流電源 $10a$ および $10b$ が直列接続された状態で、電力線 20 （負荷 30 ）との間で双方向の DC/DC 変換が実行される。したがって、直流電源 $10a$ の出力電力 P_a および直流電源 $10b$ の出力電力 P_b を直接制御することができない。すなわち、直流電源 $10a$ 、 $10b$ の出力電力 P_a 、 P_b の比は、電圧 V_a 、 V_b の比によって、下記（４）式に従って自動的に決まる。

$$[0119] \quad P_a : P_b = V_a : V_b \quad \dots (4)$$

なお、直流電源 $10a$ 、 $10b$ からの出力電力の和（ $P_a + P_b$ ）によって負荷 30 へ入出力される供給されることは、 PB モードと同様である。

[0120] （制御モードの選択処理）

次に本実施の形態 1 に従う電力変換器制御における制御モードの選択処理について詳細に説明する。

[0121] 図 15 には、図 3 に示した各動作モードにおける直流電源 $10a$ 、 $10b$ 間での電力分配比（ k ）の制御可否、および、出力電圧 V_H の設定可能範囲が示される。

[0122] 図 15 を参照して、 PB モードでは、電流制御対象となる直流電源での電流指令値の設定により、直流電源 $10a$ 、 $10b$ 間の電力分配比 k を制御することができる。なお、電力分配比 k は、総電力 P_H （ $P_H = P_a + P_b$ ）に対する直流電源 $10a$ の出力電力 P_a の比で定義される（ $k = P_a / P_H$ ）。すなわち、 PB モードでは、 $0 \sim 1.0$ の範囲内で任意の値に、電力分配比 k を設定することができる。なお、 PB モードでは、出力電圧 V_H は、電圧 V_a および V_b の最大値である $\max(V_a, V_b)$ から、出力電圧 V

Hの制御上限値である上限電圧 V_{Hmax} までの範囲内で制御することができる($\max(V_a, V_b) \leq V_H \leq V_{Hmax}$)。なお、 $\max(V_a, V_b)$ について、 $V_a > V_b$ のときは $\max(V_a, V_b) = V_a$ であり、 $V_b > V_a$ のときは $\max(V_a, V_b) = V_b$ である。また、上限電圧 V_{Hmax} は、部品の耐圧等を考慮して定められる上限値である。

[0123] SBモードでは、電力分配比 k は、(4)式に示したように、電圧 V_a 、 V_b によって自動的に決まるため、各直流電源 $10a$ 、 $10b$ の出力電力 P_a 、 P_b を独立に制御することはできない。また、出力電圧 V_H は($V_a + V_b$)よりも低く設定することができない。SBモードでは、出力電圧 V_H は、($V_a + V_b$)から上限電圧 V_{Hmax} までの範囲内で制御することができる($V_a + V_b < V_H \leq V_{Hmax}$)。

[0124] aBモードでは、直流電源 $10a$ のみが使用されるので電力分配比 $k = 1$ 、 0 に固定される。そして、式(1)のデューティ比 D_a に基づいて図8A、図8Bに示した昇圧チョッパ回路を制御することにより、出力電圧 V_H は、 $\max(V_a, V_b)$ から上限電圧 V_{Hmax} までの範囲内で制御することができる($\max(V_a, V_b) < V_H \leq V_{Hmax}$)。

[0125] bBモードでは、直流電源 $10b$ のみが使用されるため、電力分配比 $k = 0$ に固定される。そして、式(2)のデューティ比 D_b に基づいて図8A、図8Bに示した昇圧チョッパ回路を制御することにより、出力電圧 V_H は、 $\max(V_a, V_b)$ から V_{Hmax} の範囲内で制御することができる($\max(V_a, V_b) < V_H \leq V_{Hmax}$)。

[0126] PDモードでは、直流電源 $10a$ および $10b$ が並列に電力線 20 に対して接続される。このため、電力分配比 k は、直流電源 $10a$ および $10b$ の内部抵抗に依存して一意に決まるので、各直流電源 $10a$ 、 $10b$ の出力電力 P_a 、 P_b を独立に制御することはできない。具体的には、直流電源 $10a$ の内部抵抗値 R_a および直流電源 $10b$ の内部抵抗値 R_b を用いると、 $k = R_b / (R_a + R_b)$ となる。また、 $V_H = V_a$ ($V_H = V_b$)に固定されるため、電圧指令値 V_H^* に応じて出力電圧 V_H を制御することはできな

い。なお、上述のように、PDモードは、電圧 V_a および V_b の電圧差が小さいときに限定して適用することができる。

[0127] SDモードでは、直流電源10aおよび10bが直列に電力線20に対して電氣的に接続される。このため、出力電圧 $V_H = V_a + V_b$ に固定される。すなわち、電圧指令値 V_H^* に応じて出力電圧 V_H を制御することはできない。また、電力分配比 k は、SBモードと同様に、電圧 V_a および V_b に従って自動的に決まるため、任意には制御できない。

[0128] aDモードの適用時には、上述のように $V_a > V_b$ が条件であるため、直流電源10bが電力線20から切り離される一方で、直流電源10aが電力線20に対して接続される。このため、出力電圧 $V_H = V_a$ に固定される。また、電力供給は直流電源10aからのみ実行されるので、電力分配比 $k = 1.0$ に固定される。

[0129] 同様に、bDモードの適用時には、上述のように $V_b > V_a$ が条件であるため、直流電源10aが電力線20から切り離される一方で、直流電源10bが電力線20に対して接続される。このため、出力電圧 $V_H = V_b$ に固定される。また、電力供給は直流電源10bからのみ実行されるので、電力分配比 $k = 0$ に固定される。

[0130] 図15から理解されるように、各動作モードにおいて、電力変換器50が出力可能な出力電圧 V_H の範囲が異なる。また、PBモードでは直流電源10a、10bの間での電力配分が制御可能である一方で、その他のSBモード、SDモード、aBモード、bBモード、aDモード、bDモードおよびPDモードでは、直流電源10a、10bの間での電力配分が任意には制御できない。

[0131] ここで、負荷30へ供給される出力電圧 V_H は、負荷30の動作状態に応じて、一定電圧以上に設定することが必要となる。図2に例示するように、負荷30が、モータジェネレータ35を含んで構成される場合には、インバータ32の直流リンク側電圧に相当する出力電圧 V_H が、モータジェネレータ35のコイル巻線（図示せず）に生じる誘起電圧以上であることが必要で

ある。

[0132] また、モータジェネレータ 35 が出力可能なトルク範囲は、出力電圧 V_H に応じて変化する。具体的には、出力電圧 V_H を高くすると出力可能なトルクも大きくなる。したがって、たとえば、出力電圧 V_H は、電動車両の走行制御によって定められたトルク指令値に相当するトルクをモータジェネレータ 35 が出力可能な電圧範囲とすることが必要である。

[0133] これらの観点から、負荷 30 の動作状態（図 2 の構成例では、モータジェネレータ 35 のトルクおよび回転数）に応じて、負荷 30 を動作させるための出力電圧 V_H の最小値に相当する負荷最低電圧 V_{Hmin} を予め定めることができる。したがって、負荷要求電圧 V_{Hrq} は、負荷最低電圧 V_{Hmin} に対応させて定めることができる。

[0134] さらに、モータジェネレータ 35 のトルク制御において、同一トルクを出力する際の電流位相は、インバータ 32 の直流リンク電圧（出力電圧 V_H ）によって変化する。また、モータジェネレータ 35 での電流振幅に対する出力トルクの比、すなわち、モータ効率は、電流位相に応じて変化する。したがって、モータジェネレータ 35 のトルク指令値が設定されると、当該トルク指令値に対応させて、モータジェネレータ 35 での効率が最大、すなわち、モータジェネレータ 35 での電力損失が最小となる最適な電流位相、および、この最適な電流位相を実現するための出力電圧 V_H を定めることができる。本実施の形態では、負荷要求電圧 V_{Hrq} は、負荷 30 での効率をさらに考慮して定めることが好ましい。

[0135] これらの要素を考慮して、負荷 30 の動作状態（たとえば、トルクおよび回転数）に応じて、出力電圧 V_H に関する負荷要求電圧 V_{Hrq} が設定される。上述のように、モータジェネレータ 35 の誘起電圧を考慮すると、負荷 30 の制御のためには、少なくとも $V_H \geq V_{Hrq}$ の範囲とすることが必要である。さらに、 $V_H = V_{Hrq}$ とすれば、負荷 30 での損失を抑制することができる。なお、負荷 30 の動作状態としては、モータジェネレータ 35 が搭載された電動車両の動作状態（車速、アクセル開度等）を用いて負荷要

求電圧 V_{Hrq} を設定することも可能である。

[0136] このため、負荷 30 の動作状態に応じて設定された負荷要求電圧 V_{Hrq} の範囲に依存して、 $V_H \geq V_{Hrq}$ を実現できる、すなわち、適用可能な動作モードが異なることが理解される。

[0137] 図 16 には、負荷要求電圧 V_{Hrq} の電圧範囲 $VR1 \sim VR3$ の定義が示される。図 17 には、各電圧範囲における動作モードの選択を説明するための図表が示される。

[0138] 図 16 を参照して、負荷要求電圧 V_{Hrq} は、電圧範囲 $VR1$ ($V_{Hrq} \leq \max(V_a, V_b)$)、 $VR2$ ($\max(V_a, V_b) < V_{Hrq} \leq V_a + V_b$) および $VR3$ ($V_a + V_b < V_{Hrq} \leq V_{Hmax}$) のいずれかに設定される。

[0139] 図 17 を参照して、電力変換器 50 は、 $\max(V_a, V_b)$ よりも低い電圧を出力することができないため、負荷要求電圧 V_{Hrq} が電圧範囲 $VR1$ 内であるときには、出力電圧 V_H を負荷要求電圧 V_{Hrq} と一致させることができない。したがって、電圧範囲 $VR1$ では、 $V_H \geq V_{Hrq}$ の範囲となるべく V_H を V_{Hrq} に近付けるため、 aD モード、 bD モードおよび PD モードが、「適用可能な動作モード群」として選択される。

[0140] なお、上述のように、電圧 V_a 、 V_b の関係に応じて、適用可能な動作モードも異なる。すなわち、 $V_a > V_b$ のときには、 aD モードのみが適用可能である一方で、 bD モードおよび PD モードを適用することができない。同様に、 $V_b > V_a$ のときには、 bD モードのみが適用可能である一方で、 aD モードおよび PD モードを適用することができない。これに対して、 V_a および V_b の電圧差が小さく、 $V_a = V_b$ とみなせる場合には、 aD モード、 bD モードおよび PD モードを適用することが可能である。

[0141] 昇圧モードに属する aB モード、 bB モードおよび PB モードでは、出力電圧 V_H は、 $\max(V_a, V_b) \sim V_{Hmax}$ の範囲内であれば、電圧指令値 V_{H*} に従って制御することができる。一方で、 SB モードでは、出力電圧 V_H を $(V_a + V_b)$ より低く制御することができない。すなわち、出

力電圧 V_H は、 $(V_a + V_b) \sim V_{Hmax}$ の範囲内であれば、電圧指令値 V_H^* に従って制御することができる。

[0142] 電圧範囲 V_{R2} では、上述した各動作モードでの出力電圧 V_H の制御可能範囲に照らして、 aB モード、 bB モードおよび PB モードが、適用可能な動作モード群として選択される。これらの動作モードの適用時には、 $V_H^* = V_{Hrq}$ とすることにより、出力電圧 V_H を負荷要求電圧 V_{Hrq} と一致させることが可能である。一方で、 aD モード、 bD モードおよび PD モードは、適用することができない。

[0143] さらに、 SD モードは、 $V_H \geq V_{Hrq}$ の条件を満たすため、電圧範囲 V_{R2} において適用可能である。 SD モードでは、出力電圧 V_H ($V_H = V_a + V_b$) を負荷要求電圧 V_{Hrq} に一致させることはできないが、電力変換器50での損失が大幅に抑制される。このため、電源システム5全体の損失については、 aB モード、 bB モードおよび PB モードの適用時よりも抑制できる可能性がある。したがって、 SD モードについても、電圧範囲 V_{R2} での適用可能な動作モード群に含めることができる。逆に言うと、 SB モードでは、出力電圧 V_H と負荷要求電圧 V_{Hrq} との差、および、電力変換器50での損失が SD モードよりも大きくなるため、電圧範囲 V_{R2} での適用可能な動作モード群から、 SB モードは除かれている。

[0144] 電圧範囲 V_{R3} では、上述した各動作モードでの出力電圧 V_H の制御可能範囲に照らして、 PB モード、 SB モード、 aB モード、 bB モードおよび PB モードが、適用可能な動作モード群として選択される。これらの動作モードの適用時には、 $V_H^* = V_{Hrq}$ とすることにより、出力電圧 V_H を負荷要求電圧 V_{Hrq} と一致させることが可能である。一方で、各直結モード (aD モード、 bD モード、 PD モードおよび SB モード) は、適用することができない。

[0145] 図18は、本発明の実施の形態1に従う電源システムにおける電力変換器50での動作モード選択のための制御構成を示す機能ブロック図である。

[0146] なお、図18を始めとする以下の各機能ブロック図に記載された各ブロッ

クの機能は、制御装置40による、所定のプログラム実行によるソフトウェア処理および／または専用電子回路の動作によるハードウェア処理によって実現されるものとする。

[0147] 図18を参照して、電力変換器50における動作モード選択を制御するための動作モード制御部150は、動作モード選択部160と、動作モード修正部170とを含む。

[0148] 動作モード選択部160は、負荷の30の動作状態に応じて求められた負荷要求電圧 V_{Hrq} と、直流電源10a, 10bの動作状態（電源状態）とに基づいて、電源システム5全体の損失を最小とするための動作モード（以下、「効率優先モード」）を選択して、当該選択結果に従うモード選択信号MD1を生成する。すなわち、モード選択信号MD1は、図15に示した8個のモードのうちのいずれを「効率優先モード」に選択したかを示す信号である。電源状態は、たとえば、電圧 V_a , V_b 、電流 I_a , I_b 、温度 T_a , T_b 等を含む。また、総電力 P_H および電力分配比 k から、直流電源10a, 10bの出力電力 P_a , P_b を求めることができる。このように、効率優先モードは「第1の動作モード」に対応する。

[0149] なお、総電力 P_H は、電力線20の出力電圧 V_H と電圧指令値 V_H^* との電圧差に応じて決まる昇／降圧のための電力に従って算出することができる。あるいは、さらに、負荷30によって消費される負荷電力 P_L を加算して、総電力 P_H を算出することも可能である。図2の構成例では、モータジェネレータ35の動作状態（回転数およびトルク）に基づいて負荷電力 P_L を推定することができる。なお、負荷30の発電時（モータジェネレータ35の回生時）には $P_L < 0$ と示される。

[0150] 動作モード修正部170は、動作モード選択部160からのモード選択信号MD1と、直流電源10a, 10bの動作状態および制限値とに基づいて、最終的な動作モードの選択結果を示すモード選択指示信号MD*を生成する。モード選択指示信号MD*は、図15に示した8個のモードのうちのいずれを最終的な動作として選択したかを示す信号である。電力変換器50は

、モード選択指示信号MD*に従う動作モードを適用されて、直流電源10aおよび／または10bと、電力線20との間でDC／DC変換を実行する。

[0151] 直流電源10a, 10bの制約値（電源制約値）は、直流電源10aの電力上限値 P_{amax} および電力下限値 P_{amin} と、直流電源10bの電力上限値 P_{bmax} および電力下限値 P_{bmin} と、直流電源10a, 10bのSOC上限値を示す SOC_{max} およびSOC下限値を示す SOC_{min} とを含む。以下では、 SOC_{max} および SOC_{min} は、直流電源10a, 10bに共通の値とするが、SOC上下限値は直流電源毎に別個に定められてもよい。各電力上限値は、放電電力の上限値を示しており、0または正に設定される。電力上限値=0に設定されたときは、直流電源からの放電が禁止されることを意味する。同様に、各電力下限値は、充電電力の上限値を示しており、0または負に設定される。電力下限値=0に設定されたときは、直流電源の充電が禁止されることを意味する。

[0152] たとえば、直流電源10aのSOC (State of Charge) および／または温度 T_a 等に基づいて、電力上限値 P_{amax} および電力下限値 P_{amin} が設定される。また、直流電源10bについても同様に電力上限値 P_{bmax} および電力下限値 P_{bmin} を設定することができる。

[0153] さらに、直流電源10a, 10b全体の電力上限値 PH_{max} および電力下限値 PH_{min} を設定することができる。たとえば、 $PH_{max} = P_{amax} + P_{bmax}$ 、 $PH_{min} = P_{amin} + P_{bmin}$ とすることができる。また、負荷電力 PL についても、 $PH_{max} \sim PH_{min}$ の範囲内に制限される必要がある。すなわち、負荷30が回生動作または力行動作を行なうための動作指令値は、負荷電力 PL が $PH_{min} \leq PL \leq PH_{max}$ となる範囲内に制限して生成される。たとえば、図2の構成例では、モータジェネレータ35による負荷電力 PL は、トルクおよび回転速度の積によって決まるため、必要に応じてトルク指令値が制限される。

[0154] 動作モード修正部170は、直流電源10a, 10bの少なくともいずれ

かにおいて、SOCおよび／または出力電力が電源制約値に達しているときには、モード選択信号MD1による動作モード（効率優先モード）の選択を取り消して、直流電源10a, 10b間での電力分配を制御可能な動作モード（PBモード）を選択するように、モード選択指示信号MD*を生成する。すなわち、MD*≠MD1とする。

[0155] 一方で、動作モード修正部170は、直流電源10a, 10bの両方において、SOCおよび出力電力が電源制約値に達していないときには、モード選択信号MD1による動作モード（効率優先モード）の選択を維持してモード選択指示信号MD*を生成する。すなわち、MD*=MD1とする。動作モード修正部170によって効率優先モードに代えて選択された動作モードは「第2の動作モード」に対応する。

[0156] 次に、電圧範囲VR1～VR3の各々における効率優先モードの選択について説明する。

[0157] 図19には、電圧範囲VR2における動作モード選択部160の機能を説明するための機能ブロック図が示される。

[0158] 図19を参照して、動作モード選択部160は、負荷損失推定部161, 165と、コンバータ損失推定部162～164, 166と、内部抵抗推定部171a, 171bと、電源損失推定部172～174, 176と、損失比較部168とを含む。

[0159] VHrq設定部190は、負荷30の動作状態に応じて、負荷要求電圧VHrqを設定する。図2の構成例のように、負荷30がモータジェネレータ35を含む場合には、モータジェネレータ35の回転数およびトルクに基づいて、負荷要求電圧VHrqを決定することができる。上述のように、電源システム5では、出力電圧VHは負荷要求電圧VHrq以上に制御される必要がある。VHrq設定部190は「要求電圧設定部」に対応する。

[0160] 図17に示したように、電圧範囲VR2では、aBモード、bBモード、PBモードおよびSDモードが、適用可能な動作モード群に含まれる。動作モード選択部160は、これらの動作モード群から効率優先モードを選択す

る。これらの動作モード群のうち、a Bモード、b BモードおよびP Bモードでは、 $V_H^* = V_{Hrq}$ に設定することにより、出力電圧 V_H を負荷要求電圧 V_{Hrq} に制御することができる。一方で、SDモードでは、出力電圧 V_H は、負荷要求電圧 V_{Hrq} よりも高い、 $(V_a + V_b)$ となる。

[0161] コンバータ損失推定部162は、a Bモード適用時における電力変換器50でのコンバータ損失 P_{lc} を推定する。コンバータ損失推定部163は、b Bモード適用時における電力変換器50でのコンバータ損失 P_{lc} を推定する。

[0162] コンバータ損失推定部162は、直流電源10aの電圧 V_a 、負荷要求電圧 V_{Hrq} （a Bモードでは $V_{Hrq} = V_H$ ）および総電力 P_H （a Bモードでは $P_H = P_a$ ）の関数として、予め設定されたマップまたは演算式に従って、a Bモードでのコンバータ損失 P_{lc} の推定値を算出する。

[0163] 同様に、コンバータ損失推定部163は、直流電源10bの電圧 V_b 、負荷要求電圧 V_{Hrq} （b Bモードでは $V_{Hrq} = V_H$ ）および総電力 P_H （b Bモードでは $P_H = P_b$ ）の関数として、予め設定されたマップまたは演算式に従って、b Bモードでのコンバータ損失 P_{lc} の推定値を算出する。

[0164] コンバータ損失推定部164は、P Bモード適用時における電力変換器50でのコンバータ損失 P_{lc} を推定する。P Bモードにおけるコンバータ損失 P_{lc} の推定値は、負荷要求電圧 V_{Hrq} （P Bモードでは $V_{Hrq} = V_H$ ）、ならびに、直流電源10a、10bの電圧 V_a 、 V_b および出力電力 P_a 、 P_b の関数として、予め設定されたマップまたは演算式に従って、算出することができる。なお、出力電力 P_a 、 P_b は、総電力 P_H および電力分配比 k から求めることができる。この際の電力分配比 k は、たとえば、直流電源10a、10bの状態（たとえば、SOCのバランスないし上下限電力のバランス）、あるいは、出力電力レベル（ P_H ）等に基づいて、予め作成されたマップの参照等によって決めることができる。

[0165] コンバータ損失推定部166は、SDモード適用時における電力変換器50

0でのコンバータ損失 $P_{lc v}$ を推定する。SDモードでは、スイッチング素子のオンオフ損失が発生しないため、コンバータ損失 $P_{lc v}$ は、電力変換器50の通過電流に比例することになる。したがって、コンバータ損失推定部166は、総電力 P_H ($P_H = P_a + P_b$)と、出力電圧 V_H に相当する電圧 ($V_a + V_b$) の関数として、予め設定されたマップまたは演算式に従って算出することができる。なお、負荷損失推定部161, 165およびコンバータ損失推定部162~164の各々で用いられるマップまたは演算式は、実験結果またはシミュレーション結果等に基づいて予め求めることができる。

[0166] 図20は、コンバータ損失の動作モード間での比較を説明するための概略図である。図20では、図19の構成で推定される電圧範囲 V_{R2} でのコンバータ損失が比較される。

[0167] 図20において、横軸には総電力 P_H が示され、縦軸にはコンバータ損失 $P_{lc v}$ が示される。図20の例では、PBモードでの電力分配比 $k = 0.5$ ($P_a = P_b$)とし、各動作モード間で V_a, V_b ($V_a = V_b$) および V_{Hrq} は所定の一定値としている。また、 $V_a + V_b > V_{Hrq} > V_a$ (V_b) として、動作モード間での比較を行なっている。すなわち、SDモードでの出力電圧 V_H ($V_H = V_a + V_b$) は、aBモード、bBモードおよびPBモードでの出力電圧 V_H ($V_H = V_{Hrq}$) よりも高い。すなわち、図20においては、aBモードおよびbBモードのコンバータ損失 $P_{lc v}$ は同等である。

[0168] 図20を参照して、総電力 P_H の増加に応じて、コンバータ損失 $P_{lc v}$ が増加するが、その特性は動作モード間で異なる。総電力 P_H の変化に対する、SDモード、PBモードおよび、aBまたはbBモードにおけるコンバータ損失 $P_{lc v}$ の変化が、特性線111~113によってそれぞれ示されている。

[0169] 特性線111~113の比較から、スイッチング素子のオンオフ損失が発生しないSDモードでは、他の動作モードと比較して、コンバータ損失 $P_{lc v}$

c_v が抑制される。反対に、PBモードおよびaB/bBモードでは、スイッチング素子S1～S4でのオンオフにより、電力損失が増加する。

[0170] PBモードとaB/bBモードの間では、総電力 P_H のレベルに応じて、コンバータ損失 P_{lc_v} の大小が変化する。低負荷領域（図20における $P_H < P_t$ の領域）を除くと、図7A～図8Bでも説明した、直流電源10a, 10bのそれぞれによるDC/DC変換での電流同士が打ち消し合う効果のため、PBモードの方がaB/bBモードよりもコンバータ損失 P_{lc_v} は小さくなる傾向にある。一方、PBモードでは、リアクトル L_1 , L_2 の両方で鉄損が発生する一方で、aB/bBモードでは、リアクトル L_1 , L_2 の一方のみで鉄損が発生する。このため、低負荷領域では、総電力 P_H に対するリアクトルの鉄損の影響が大きくなるため、aB/bBモードの方がPBモードよりもコンバータ損失 P_{lc_v} は小さくなる傾向にある。

[0171] このように、直流電源10a, 10bの電圧 V_a , V_b 、出力電圧 V_H (V_{Hrq}) および総電力 P_H に基づいて、各動作モードでのコンバータ損失 P_{lc_v} を推定することができる。

[0172] 再び図19を参照して、負荷損失推定部161は、aBモード、bBモードおよびPBモードの選択時における、負荷損失 P_{lld} を推定する。これらの動作モードでは、 $V_H^* = V_{Hrq}$ に設定することにより、出力電圧 V_H を負荷要求電圧 V_{Hrq} に制御することができる。したがって、負荷損失推定部161では、負荷要求電圧 V_{Hrq} を含む負荷30の動作状態の関数として予め設定されたマップまたは演算式に従って、 $V_H = V_{Hrq}$ のときの負荷損失 P_{lld} の推定値が算出される。

[0173] 負荷損失推定部165は、SDモードの選択時における、負荷損失 P_{lld} を推定する。SDモードでは、出力電圧 V_H は、負荷要求電圧 V_{Hrq} よりも高い、($V_a + V_b$)になる。したがって、負荷損失推定部165では、負荷30の動作状態および電圧($V_a + V_b$)の関数として予め設定されたマップまたは演算式に従って、 $V_H = V_a + V_b$ のときの負荷損失 P_{lld} の推定値が算出される。

[0174] 図21は、コンバータ損失および負荷損失の和を動作モード間で比較するための概略図である。図21では、電圧範囲VR2での図20での $P_H = P_x$ のときにおけるトータル損失 P_{tl} が、動作モード間で比較される。

[0175] 電圧範囲VR2では、 $V_a + V_b > V_{Hrq}$ であるため、SDモードの適用時には、 aB/bB モードおよびPBモードの適用時と比較して、負荷30での損失が増加する。SDモードにおける負荷損失 P_{lld} の増加量 ΔP_{lld} は、電圧($V_a + V_b$)および負荷要求電圧 V_{Hrq} の電圧差が大きいほど増加する。

[0176] 一方で、図20に示したように、コンバータ損失 P_{lcv} は、SDモードで最小となる。このため、SDモード適用による負荷損失の増加量 ΔP_{lld} を、コンバータ損失 P_{lcv} の減少量が上回ると、コンバータ損失 P_{lcv} および負荷損失 P_{lld} の和は、SDモードで最小となる。この結果、図21の例では、SDモードが効率優先モードとして有力である。

[0177] 負荷30および直流電源10a, 10bの動作状態が変化することにより、コンバータ損失 P_{lcv} および負荷損失 P_{lld} が変化するので、これらの損失の和が最小となる効率動作モードについても変化することが理解される。したがって、効率優先モードを的確に選択するためには、図19に示されるように、コンバータ損失 P_{lcv} および負荷損失 P_{lld} を、現在の動作状態に応じて動作モード毎に推定することが好ましい。また、総電力 P_H が同じでも、動作モード選択に応じて、直流電源10a, 10bの内部で内部抵抗によって生じる損失(電源損失)は変化する。特に、PBモードでは、電流 I_a , I_b の分散効果によって、電源損失が低下することが期待できる。このため、電源損失 P_{lps} についても、現在の動作状態に応じて動作モード毎に推定することが好ましい。

[0178] 再び図19を参照して、内部抵抗推定部171aは、直流電源10aの状態を示す温度 T_a およびSOCaに応じて、直流電源10aの内部抵抗値 R_a を推定する。同様に、内部抵抗推定部171bは、直流電源10bの状態を示す温度 T_b およびSOCbに応じて、直流電源10bの内部抵抗値 R_b

を推定する。たとえば、実機実験等により求められた、温度およびSOCと内部抵抗値との特性関係を反映したマップを予め作成することによって、内部抵抗推定部171a, 171bの機能を実現することができる。

[0179] 電源損失推定部176は、SDモード適用時における電源損失 P_{ips} を推定する。SDモードにおける電源損失 P_{ips} の推定値は、推定された内部抵抗値 R_a , R_b ($R_a + R_b$)、総電力 P_H および電圧 ($V_a + V_b$) の関数として、予め設定されたマップまたは演算式に従って算出することができる。電源損失推定部172は、aBモード適用時における電源損失 P_{ips} を推定する。aBモードにおける電源損失 P_{ips} の推定値は、推定された内部抵抗値 R_a および出力電力 P_a ($P_a = P_H \cdot k$) の関数として、予め設定されたマップまたは演算式に従って算出することができる。同様に、電源損失推定部173は、bBモード適用時における電源損失 P_{ips} を推定する。bBモードにおける電源損失 P_{ips} の推定値は、推定された内部抵抗値 R_b および出力電力 P_b ($P_b = P_H \cdot (1 - k)$) の関数として、予め設定されたマップまたは演算式に従って算出することができる。また、電源損失推定部174は、PBモード適用時における電源損失 P_{ips} を推定する。PBモードにおける電源損失 P_{ips} の推定値は、推定された内部抵抗値 R_a , R_b と、 P_H および k から算出される出力電力 P_a , P_b との関数として、予め設定されたマップまたは演算式に従って算出することができる。

[0180] 負荷損失推定部161によって推定された負荷損失 P_{lld} と、コンバータ損失推定部162によって算出されたコンバータ損失 P_{lcv} と、電源損失推定部172によって算出された電源損失 P_{ips} との和によって、aBモード選択時におけるトータル損失 P_{tl} が推定される。同様に、負荷損失推定部161によって算出された負荷損失 P_{lld} と、コンバータ損失推定部163によって推定されたコンバータ損失 P_{lcv} と、電源損失推定部173によって算出された電源損失 P_{ips} との和によって、bBモード選択時におけるトータル損失 P_{tl} が推定される。

- [0181] また、負荷損失推定部 161 によって推定された負荷損失 P_{ld} と、コンバータ損失推定部 164 によって推定されたコンバータ損失 P_{cv} と、電源損失推定部 174 によって算出された電源損失 P_{ps} との和によって、PBモード選択時におけるトータル損失 P_t が算出される。さらに、負荷損失推定部 165 によって推定された負荷損失 P_{ld} と、コンバータ損失推定部 166 によって推定されたコンバータ損失 P_{cv} と、電源損失推定部 176 によって算出された電源損失 P_{ps} との和によって、SDモード選択時におけるトータル損失 P_t が算出される。
- [0182] 損失比較部 168 は、このようにして推定された、aBモード、bBモード、PBモードおよびSDモードのそれぞれにおけるトータル損失 P_t の比較により、トータル損失 P_t が最小となる動作モードを、効率優先モードとして選択する。さらに、損失比較部 168 は、効率優先モードを示すためのモード選択信号 MD1 を生成する。
- [0183] 再び図 17 を参照して、電圧範囲 VR2 では、動作モード選択部 160 は、図 19 に示された構成によるトータル損失の評価に従って、効率優先モードを選択する。
- [0184] 電圧範囲 VR1 では、動作モード制御部 150 は、適用可能な動作モード群に含まれる、aDモード、bDモードおよびPDモードのうちから、動作モードを選択する。ただし、上述のように、ただし、直流電源 10a, 10b の間の電圧差が大きい場合には、aDモード ($V_a > V_b$ のとき)、または、bDモード ($V_b > V_a$ のとき) が自動的に動作モードとして選択される。このときは、効率優先モードを選択する余地はなく、aDモードまたはbDモードが、モード選択指示信号 MD* によって指定される。
- [0185] 直流電源 10a, 10b の間の電圧差が所定より小さいとき ($V_a = V_b$ のとき) には、動作モード選択部 160 は、適用可能な動作モード群に含まれる、aDモード、bDモードおよびPDモードから、効率優先モードを選択する。基本的には、同一の総電力 PH を直結モードによって直流電源 10a, 10b から供給する場合には、電流分散の効果のためコンバータ損失 P

I_{cv} は、PDモードで最小となる。したがって、電圧範囲VR1において、 $V_a = V_b$ のときには、PDモードが効率優先モードに選択される。

[0186] 電圧範囲VR3では、 $V_{Hrq} > V_a + V_b$ のため、SBモードの適用により、 $V_H = V_{Hrq}$ とした上で、同一の負荷電力に対する電流を抑制することができる。このため、基本的には、適用可能な動作モード群に含まれる、PBモード、SBモード、aBモードおよびbBモードのうちから、SBモードを効率優先モードに選択することができる。

[0187] 一方で、PBモードの適用時には、電流 I_a 、 I_b の分散効果によって、SBモードによる電流低減効果を上回って、電源損失 P_{ips} が抑制される可能性がある。このため、電圧範囲VR3においても、トータル損失 P_{tl} を現在の動作状態に応じて動作モード毎に推定することが好ましい。なお、電圧範囲VR3では、適用可能な動作モード群に含まれる、PBモード、SBモード、aBモードおよびbBモードのいずれによっても、 $V_{H*} = V_{Hrq}$ に設定することにより、出力電圧 V_H を負荷要求電圧 V_{Hrq} に制御することができる。したがって、電圧VR3では、コンバータ損失 P_{icv} および電源損失 P_{ips} の和をトータル損失 P_{tl} として動作モード間での比較を行なうことができる。

[0188] 図50には、電圧範囲VR3における動作モード選択部160の機能を説明するための機能ブロック図が示される。

[0189] 図50を参照して、動作モード選択部160は、コンバータ損失推定部162～164、167と、内部抵抗推定部171a、171bと、電源損失推定部172～174、177と、損失比較部168とを含む。

[0190] 図19と同様のコンバータ損失推定部162～164によって、予め設定されたマップまたは演算式に従って、aBモード、bBモードおよびPBモード適用時におけるコンバータ損失 P_{icv} は、現在の動作状態に基づいて推定される。コンバータ損失推定部167は、電圧 $V_a + V_b$ 、負荷要求電圧 V_{Hrq} および総電力 P_H の関数として、予め設定されたマップまたは演算式に従って、SBモードでのコンバータ損失 P_{icv} の推定値を算出する

。

[0191] 図19と同様の電源損失推定部172～174によって、aBモード、bBモードおよびPBモード適用時における電源損失 P_{ips} は、予め設定されたマップまたは演算式に従って、現在の動作状態に基づいて推定される。電源損失推定部177は、推定された内部抵抗値 R_a 、 R_b ($R_a + R_b$)、電圧 $V_a + V_b$ および総電力 P_H の関数として、予め設定されたマップまたは演算式に従って、SBモードでのコンバータ損失 P_{icv} の推定値を算出する。

[0192] この結果、コンバータ損失推定部162によって算出されたコンバータ損失 P_{icv} と、電源損失推定部172によって算出された電源損失 P_{ips} との和によって、aBモード選択時におけるトータル損失 P_{tl} が推定される。同様に、コンバータ損失推定部163によって推定されたコンバータ損失 P_{icv} と、電源損失推定部173によって算出された電源損失 P_{ips} との和によって、bBモード選択時におけるトータル損失 P_{tl} が推定される。また、コンバータ損失推定部164によって推定されたコンバータ損失 P_{icv} と、電源損失推定部174によって算出された電源損失 P_{ips} との和によって、PBモード選択時におけるトータル損失 P_{tl} が算出される。さらに、コンバータ損失推定部167によって推定されたコンバータ損失 P_{icv} と、電源損失推定部177によって算出された電源損失 P_{ips} との和によって、SBモード選択時におけるトータル損失 P_{tl} が算出される。

[0193] 損失比較部168は、このようにして推定された、aBモード、bBモード、PBモードおよびSBモードのそれぞれにおけるトータル損失 P_{tl} の比較により、トータル損失 P_{tl} が最小となる動作モードを、効率優先モードとして選択するとともに、選択した効率優先モードを示すためのモード選択信号MD1を生成する。

[0194] 次に、動作モード修正部170による機能について、図22～図25を用いて説明する。

- [0195] 図22は、動作モード修正部170の動作例を示す波形図である。図22には、電圧範囲VR3における動作例が示される。
- [0196] 図22を参照して、時刻t1以前では、電圧範囲VR3での効率優先モードとして選択されたSBモードが適用されて、電力変換器50が動作する。このため、電圧Va, Vbによって一意に決定される電力分配比kに従った一定割合で電力Pa, Pb ($P_a > 0$, $P_b > 0$) が直流電源10a, 10bから出力されることによって、負荷30へ電力が供給される。直流電源10aの出力電力Paは、電力上限値Pamaxに対して十分余裕がある。
- [0197] 図22では、直流電源10bの満充電容量が、直流電源10bの満充電容量よりも小さい場合の動作が示される。このため、出力電力Pa, Pbがほぼ同等であるのに対して、直流電源10bのSOC (SOCb) は、直流電源10aのSOC (SOCa) よりも速いレートで低下する。
- [0198] そして、時刻t1において、SOCbが、電源制約値の1つであるSOC下限値SOCminに達する。このため、電源保護の観点からは、直流電源10bからの放電を停止することが必要である。しかしながら、SBモードでは、電源システム5の損失は抑制されるものの、直流電源10bの出力電力を制御することができない。したがって、動作モード修正部170は、効率優先モードであるSBモードに代えて、直流電源10a, 10b間での電力配分を制御可能であるPBモードを選択するように、モード選択指示信号MD*を設定する。
- [0199] 時刻t1以降では、PBモードが適用されて電力変換器50が動作する。これにより、直流電源10aの出力電力Paが増加する一方で、直流電源10bの出力電力Pbが低下する。電力配分が修正されても、 $P_H = P_a + P_b$ を維持することによって、負荷30への供給に必要な総電力PHは確保することができる。
- [0200] さらに、 $P_a \leq P_{max}$ の範囲内で、 $P_a > P_L$ となるように出力電力Paを増加させることにより、負荷電力PLに対するPaの余剰分によって、SOCが電源制約値に達した直流電源10bを充電することができる (P

b<0)。たとえば、電流制御の対象となる直流電源の電流指令値の設定によって、このような動作が実現できる。これにより、SOC aが緩やかに低下し続ける一方で、SOC bは上昇に転じる。

[0201] 時刻t₂では、負荷30の動作状態が変化して、負荷30からの回生電力が電力線20へ供給される。図2に示した負荷30の構成例では、モータジェネレータ35が搭載された電動車両でブレーキペダルが操作されることによって、回生発電が開始される。この結果、直流電源10aおよび10bの両方が充電される。この際の直流電源10a、10bの充電電力の配分についても、PBモードでは制御できる。

[0202] SOC bがさらに回復することにより、時刻t₃では、動作モード修正部170による動作モード選択の修正が終了される。この結果、時刻t₃からは、再び、効率優先モードであるSBモードが選択されて、電力変換器50が動作する。

[0203] なお、動作モード選択の終了の際には、効率優先モードへの復帰後、即座に、動作モードが再びPBモードに切り換えられる、いわゆるチャタリングの発生を防止することが好ましい。たとえば、効率優先モード（SBモード）への復帰後、即座に、直流電源10a、10bの少なくとも一方で、出力電力が電源制約値に達すると、電源保護のためにPBモードが再び選択されることによって、チャタリングが発生する。

[0204] 図51には、動作モード選択の修正を終了する際の制御処理を説明するフローチャートである。たとえば、制御装置40が予め格納されたプログラムを実行することにより、フローチャートに従った一連の制御処理が、動作モード修正部170によって制御周期毎に実行される。

[0205] 図51を参照して、制御装置40（動作モード修正部170）は、動作モード選択の修正中（S100のYES判定時）には、チャタリング防止のために、以下のステップS110～S150の処理を実行する。

[0206] 動作モード修正部170は、ステップS110では、修正後の現在の動作モードが適用された下で、直流電源10a、10bの各々で、SOCおよび

出力電力が電源制約値に達しているか否かを判定する。動作モード修正部 170 は、直流電源 10a, 10b が電源制約値に掛かった状態から復帰しており (S110 の YES 判定時)、効率優先モードへの復帰が可能である場合には、ステップ S120 により、モード選択信号 MD1 によって示される効率優先モードが適用されたときの電力指令値 P_{a*} , P_{b*} の予測値を算出する。たとえば、効率優先モードが SB モードであるときには、電圧 V_a , V_b から一意に決まる電力分配比 k および現在の総電力 P_H (P_H^*) より、効率優先モード適用時の電力指令値 P_{a*} , P_{b*} を予測することができる。

[0207] さらに、動作モード修正部 170 は、ステップ S130 により、予測された電力指令値 P_{a*} , P_{b*} を電源制約値 (P_{amax} , P_{bmax} , P_{amin} , P_{bmin}) と比較する。そして、予測された電力指令値 P_{a*} , P_{b*} が電源制約値に達していないとき (S130 の YES 判定時) に限って、動作モード修正部 170 は、ステップ S140 に処理を進めて、動作モード選択の修正を終了する。これにより、次に制御周期からは、効率優先モードが選択される。

[0208] 一方で、動作モード修正部 170 は、直流電源 10a, 10b が電源制約値に掛かっている状態から復帰していないとき (S110 の NO 判定時) には、ステップ S150 により、動作モードの修正を維持して、PB モードを選択する。さらに、動作モード修正部 170 は、直流電源 10a, 10b が電源制約値に掛かった状態から復帰していても (S110 の YES 判定時)、効率優先モードの適用時における電力指令値 P_{a*} , P_{b*} の試算値が電源制約値に達しているときには (S130 の NO 判定時)、ステップ S150 に処理を進めて、動作モードの修正を維持する。この場合には、動作モード選択の修正を終了して効率優先モードを適用すると、電源保護のために動作モードを再び修正することになって、チャタリングが生じるからである。

[0209] このように、動作モード修正部 170 が、図 51 に示したフローチャートに従って、動作モード修正を終了して効率優先モードへ復帰するか否かを制

御することにより、動作モード修正を終了する際に動作モードがチャタリングすることを防止することができる。

[0210] なお、図22では、直流電源の放電によってSOCがSOCminに達する場合の動作を例示したが、直流電源の充電によってSOCがSOCmaxに達した場合にも同様に、PBモードを選択することによって、当該直流電源のSOCの上昇を抑制することができる。

[0211] 図23には、各電圧範囲における動作モード修正部170による動作モードの修正の一覧が示される。

[0212] 図23を参照して、電圧範囲VR1では、 $V_H > V_{Hrq}$ が余儀なくされるので、負荷要求電圧 V_{Hrq} からの電圧差を小さくするために、aDモード、bDモードまたはPDモードが、電圧 V_a 、 V_b の関係に応じて、効率優先モードに選択される。しかしながら、これらの効率優先モードでは、いずれかの直流電源においてSOCおよび／または出力電力が電源制約値に達しても、当該直流電源を保護することができない。したがって、動作モード修正部170は、PBモードを選択するようにモード選択指示信号MD*を生成する。

[0213] なお、この際には、電圧指令値 V_H^* は、少なくとも、 $\max(V_a, V_b)$ よりも高く設定する必要がある。直流電源10aおよび10bの間に短絡電流が生じることを避けるためである。

[0214] 電圧範囲VR2では、図19～図21で説明したトータル損失の評価に従って、効率優先モードが選択される。そして、aBモードの選択時に直流電源10aのSOCおよび／または入出力電力が電源制約値に達した場合、または、bBモードの選択時に直流電源10bのSOCおよび／または入出力電力が電源制約値に達した場合には、動作モード修正部170は、PBモードを選択するようにモード選択指示信号MD*を生成する。

[0215] また、SDモードの選択時に、直列接続された状態の直流電源10a、10bのいずれかでSOCおよび／または出力電力が電源制約値に達した場合にも、動作モード修正部170は、PBモードを選択するようにモード選択

指示信号MD*を生成する。

[0216] 電圧範囲VR3では、上述のように、SBモードが効率優先モードに選択される。そして、SBモードの選択時に直流電源10a, 10bのいずれかで、SOCおよび／または出力電力が電源制約値に達すると、動作モード修正部170は、PBモードを選択するようにモード選択指示信号MD*を生成する。

[0217] これにより、電力配分を任意には制御できないSBモードが選択された下で、いずれかの直流電源のSOCまたは出力電力が制約値に達した場合には、直流電源10a, 10bの出力電力を制御できるPBモードへ動作モードを修正することにより各電源を保護することができる。

[0218] 図24には、動作モード修正部170による動作の一例としてSBモードまたはSDモードからPBモードへの修正例が示される。

[0219] 図24を参照して、電圧範囲VR2でSDモードが効率優先モードとして選択されている場合、または、電圧範囲VR3でSBモードが効率優先モードとして選択されている場合には、総電力PHの増加に伴って、出力電力PaおよびPbは、電圧比に従って一定の比率でそれぞれ増加する。図24に示されるように、 $P_{max} < P_{bmax}$ であることから、 $PH = P_1$ になった段階で、Paが P_{max} に達する。このため、さらなる総電力PHの増加に対応するためには、出力電力Pa, Pbの間での電力分配を制御する必要がある。したがって、動作モード修正部170は、効率優先モードに代えてPBモードを選択するように動作モード選択を修正する。この結果、 $P_a \leq P_{max}$ を維持した上で、すなわち直流電源10aを過電力から保護した上で、 $PH > P_1$ の範囲においても総電力PHを供給することが可能となる。

[0220] 図25には、動作モード修正部170による動作の他の例としてaBモードまたはaDモードからPBモードへの修正例が示される。

[0221] 図25を参照して、電圧範囲VR2でaBモードが効率優先モードとして選択されている場合、または、電圧範囲VR1でaDモードが効率優先モー

ドが選択されている場合には、直流電源 10a の出力のみによって電力線 20 へ電力が出力される。このため、総電力 P_H の増加に伴って、出力電力 P_a のみが増加する。

[0222] このため、出力電力 P_a が P_{amax} に達すると、さらなる総電力 P_H の増加に対応するためには、直流電源 10b から電力を出力するとともに、直流電源 10a, 10b の間での電力分配を制御する必要がある。

[0223] したがって、動作モード修正部 170 は、効率優先モードに代えて PB モードを選択するように動作モード選択を修正する。この結果、 $P_a \leq P_{amax}$ を維持した上で、すなわち直流電源 10a を過電力から保護した上で、 $P_H > P_{amax}$ の範囲においても総電力 P_H を供給することが可能となる。

[0224] このように、本実施の形態 1 に従う電源システムの制御によれば、現在の動作状態に応じてトータル損失 P_{tl} が最小となるように動作モードを選択することができる。さらに、直流電源の SOC および／または出力電力が制約値に達した場合には、当該直流電源のさらなる充放電を回避するように動作モードを修正することができる。この結果、システム全体の効率向上と、各直流電源の過充電および過放電からの保護性とを両立するように、電力変換器 50 の動作モードを適切に選択することができる。

[0225] なお、動作モード選択部 160 による効率優先モードの選択は、現在の動作状態の下で電源システム全体の損失を最小とする動作モードを選択する限り、任意の手法によって実現することができる。たとえば、図 19 の構成例のようにトータル損失 P_{tl} の推定演算を都度行なうのではなく、負荷 30 や直流電源 10a, 10b の動作状態から、直接効率優先モードを決定するように、動作モード選択部 160 を構成することも可能である。

[0226] また、図 2 に示した負荷 30 が、車両駆動力を発生するためのエンジンを備えたハイブリッド自動車に搭載された場合には、負荷 30（モータジェネレータ 35）の出力を絞っても、エンジンからの出力によって車両駆動力を確保することができる。このため、本実施の形態に従う電源システムがハイ

ブリッド車両へ搭載された場合には、シリーズモード（ＳＢモードまたはＳＤモード）の適用中に直流電源１０ａ，１０ｂのいずれかが電源制約値に掛かった状態において、動作モードをＰＢモードに修正する選択肢の他に、シリーズモードを維持したままで負荷電力ＰＬを絞ることによっても直流電源１０ａ，１０ｂの保護を図ることができる。ハイブリッド自動車では、エンジン出力を増加することによって、モータジェネレータ３５の出力を減少させても、車両全体での走行駆動力を確保することができるからである。

[0227] このため、電力効率（燃費）を最優先する運転モードがユーザによって選択可能であるハイブリッド自動車では、当該運転モードが選択されているときは、動作モード修正部１７０による動作モード修正に代えて、シリーズモードでの負荷電力ＰＬを制限するように制御することも可能である。この場合には、シリーズモードを維持したままで、負荷電力ＰＬが $\min(P_{\min}/k, P_{L\min b}/(1-k)) \leq P_L \leq \max(P_{\max}/k, P_{b\max}/(1-k))$ の範囲内となるように、モータジェネレータ３５の出力（代表的にはトルク）が制限される。このようにすると、ユーザによる運転モード選択に対応させて、負荷電力の確保よりもシステム効率の向上を優先させるように、電源システムを制御することができる。なお、言い換えれば、直流電源１０ａ，１０ｂを有効活用して負荷電力を確保する観点からは、動作モード修正部１７０による動作モードの修正が有利といえる。

[0228] [実施の形態１の変形例]

実施の形態１の変形例では、直流電源１０ａ，１０ｂの両方を使用するＰＢモードおよびＳＢモードでのパルス幅変調制御におけるキャリア波の位相制御（以下、キャリア位相制御）について説明する。

[0229] 図２６には、キャリア波ＣＷａ，ＣＷｂ間に意図的に位相差を設けた場合におけるＰＢモードの制御動作例が示される。

[0230] 図２６を参照して、キャリア波ＣＷａおよびキャリア波ＣＷｂは、同一周波数であるが、両者の間には位相差 ϕ が設けられている。図２６の例では、位相差 $\phi = 180$ 度である。

- [0231] 図9に示された $\phi = 0$ 度のときと同様に、キャリア波CWaおよびデューティ比Daの比較に基づいて制御パルス信号SDaが生成されるとともに、キャリア波CWbおよびデューティ比Dbの比較に基づいて、制御パルス信号SDbが生成される。
- [0232] 図26において、デューティ比Da, Dbは図9と同一値である。したがって、図26の制御パルス信号SDaは、図9の制御パルス信号SDaと比較して、位相は異なるもののHレベル期間の長さは同じである。同様に、図26での制御パルス信号SDbは、図9の制御パルス信号SDbと比較して、位相は異なるもののHレベル期間の長さは同じである。
- [0233] したがって、キャリア波CWa, CWb間に位相差 ϕ を設けることにより、図26の制御信号SG1～SG4は、図9の制御信号SG1～SG4とは異なった波形となる。図9および図26の比較から、キャリア波CWa, CWbの間の位相差 ϕ を変化させることにより、電流I(L1)および電流I(L2)の位相関係（電流位相）が変化することが理解される。
- [0234] 一方で、同一のデューティ比Da, Dbに対して、電流I(L1), I(L2)の平均値は、図9および図26の間で同等となることが理解される。すなわち、直流電源10a, 10bの出力は、デューティ比Da, Dbによって制御されるものであり、キャリア波CWa, CWbの位相差 ϕ を変化させても影響が生じない。
- [0235] このため、実施の形態1の変形例では、PBモードにおいて、キャリア波CWaおよびCWbの間の位相差 ϕ を適切に調整するキャリア位相制御によって、スイッチング素子S1～S4のスイッチング損失の低減を図る。
- [0236] 以下では、代表的な例として、直流電源10aおよび10bの両方が力行状態、すなわち電流I(L1) > 0かつ電流I(L2) > 0である状態での制御について説明する。
- [0237] 図27は、電力変換器50においてPBモードにおけるキャリア位相制御による電流位相を説明する波形図である。
- [0238] 図27を参照して、時刻Taまでは、スイッチング素子S2～S4がオン

されるので、直流電源 10a, 10b の両方に対して、昇圧チョッパ回路の下アーム素子がオンされた状態となる、このため、電流 $I(L1)$ および $I(L2)$ の両方は上昇する。

[0239] 時刻 T_a において、スイッチング素子 S_2 がターンオフされることにより、直流電源 10b に対して昇圧チョッパ回路の下アーム素子がオフされた状態となるので、電流 $I(L2)$ が下降を開始する。スイッチング素子 S_2 のターンオフと入替わりに、スイッチング素子 S_1 がターンオンされる。

[0240] 時刻 T_a 以降では、直流電源 10a に対して昇圧チョッパ回路の下アーム素子がオンされ、直流電源 10b に対して昇圧チョッパ回路の下アーム素子がオフされた状態となる。すなわち、電流 $I(L1)$ が上昇する一方で、電流 $I(L2)$ が下降する。このとき、電力変換器 50 での電流経路は、図 28A のようになる。

[0241] 図 28A から理解されるように、時刻 T_a 以降では、スイッチング素子 S_4 には、電流 $I(L1)$ および $I(L2)$ の差電流が通過することになる。すなわち、スイッチング素子 S_4 の通過電流が小さくなる。

[0242] 再び図 27 を参照して、時刻 T_a 以降の状態から、スイッチング素子 S_4 がターンオフすると、直流電源 10a に対して昇圧チョッパ回路の下アーム素子がオフされた状態となるので、電流 $I(L1)$ が下降を開始する。また、スイッチング素子 S_2 がターンオンすると、直流電源 10b に対して昇圧チョッパ回路の下アーム素子がオンされた状態となるので、電流 $I(L2)$ が再び上昇を開始する。すなわち、電力変換器 50 での電流経路が、図 28A の状態から、図 28B の状態に変化する。図 28B の状態では、スイッチング素子 S_2 には、電流 $I(L1)$ および $I(L2)$ の差電流が通過することになるため、スイッチング素子 S_2 の通過電流が小さくなる。

[0243] 図 28A の状態でスイッチング素子 S_4 をターンオフさせることにより、スイッチング素子 S_4 のターンオフ時の電流、すなわち、スイッチング損失を低減できる。また、図 28B の状態でスイッチング素子 S_2 をターンオンさせることにより、スイッチング素子 S_2 のターンオン時の電流、すなわち

、スイッチング損失を低減できる。

[0244] したがって、電流 $I(L1)$ の下降開始タイミング（極大点）と、電流 $I(L2)$ の上昇タイミング（極小点）とが重なるように、電流位相、すなわち、キャリア波 CW_a 、 CW_b の位相差 ϕ を調整する。これにより、図 27 の時刻 T_b において、スイッチング素子 S_2 がターンオンされるとともに、スイッチング素子 S_4 がターンオフされる。

[0245] 再び図 27 を参照して、時刻 T_c では、スイッチング素子 S_1 がターンオフされるとともに、スイッチング素子 S_4 がターンオンされる。これにより、直流電源 10_a 、 10_b の各々に対して昇圧チョッパ回路の下アーム素子がオンされた状態となる。これにより、上述した時刻 T_a 以前の状態が再現されて、電流 $I(L1)$ および $I(L2)$ の両方が上昇する。

[0246] 図 29A、図 29B には、図 27 に示した電流位相におけるスイッチング素子 S_2 、 S_4 の電流波形が示される。図 29A には、スイッチング素子 S_2 の電流 $I(S2)$ の波形が示され、図 29B には、スイッチング素子 S_4 の電流 $I(S4)$ の波形が示される。

[0247] 図 29A を参照して、電流 $I(S2)$ は、時刻 T_a までの期間および時刻 T_c 以降の期間では、 $I(S2) = I(L2)$ となる。時刻 $T_a \sim T_b$ の期間では、スイッチング素子 S_2 がオフされるので、 $I(S2) = 0$ である。そして、時刻 $T_b \sim T_c$ の期間では、図 28B に示したように、 $I(S2) = -(I(L1) - I(L2))$ となる。

[0248] 図 29B を参照して、電流 $I(S4)$ は、時刻 T_a までの期間および時刻 T_c 以降の期間では、 $I(S4) = I(L1)$ となる。時刻 $T_a \sim T_b$ の期間では、図 28A に示したように、 $I(S4) = -(I(L2) - I(L1))$ となる。そして、時刻 $T_b \sim T_c$ の期間では、スイッチング素子 S_4 がオフされるので、 $I(S4) = 0$ である。

[0249] 図 30 には、図 27 と比較するための、図 27 と同等のデューティ比の下でキャリア波間の位相差 $\phi = 0$ としたときの電流位相が示される。

[0250] 図 30 を参照して、キャリア波 CW_a 、 CW_b の位相差 $\phi = 0$ のときには

、電流 $I(L1)$ 、 $I(L2)$ が上昇／下降するタイミング (T_x , T_y , T_z , T_w) はそれぞれ別個のものとなる。

[0251] 具体的には、時刻 T_x 以前での、スイッチング素子 S_1 がオフしスイッチング素子 $S_2 \sim S_4$ がオンしている状態では、電流 $I(L1)$ および $I(L2)$ の両方が上昇する。そして、時刻 T_x でスイッチング素子 S_4 がターンオフすることによって、電流 $I(L1)$ が下降を開始する。スイッチング素子 S_1 は、スイッチング素子 S_4 のターンオフと入替わりにターンオンする。

[0252] そして、時刻 T_y では、スイッチング素子 S_3 がターンオフすることによって、電流 $I(L2)$ が下降を開始する。スイッチング素子 S_4 は、スイッチング素子 S_3 のターンオフと入替わりにターンオンする。これにより、電流 $I(L1)$ および $I(L2)$ の両方が下降する。

[0253] 時刻 T_z では、スイッチング素子 S_2 がターンオフするとともに、スイッチング素子 S_3 がターンオンする。これにより、直流電源 $10a$ に対して昇圧チョッパ回路の下アーム素子がオンした状態となるので、電流 $I(L1)$ が再び上昇する。さらに、時刻 T_w では、スイッチング素子 S_1 がターンオフするとともに、スイッチング素子 S_2 がターンオンする。これにより、時刻 T_x 以前の状態が再現されるので、電流 $I(L1)$ および $I(L2)$ の両方が上昇する。

[0254] 図 31A、図 31B には、図 30 に示した電流位相におけるスイッチング素子 S_2 , S_4 の電流波形が示される。図 31A には、スイッチング素子 S_2 の電流 $I(S2)$ の波形が示され、図 31B には、スイッチング素子 S_4 の電流 $I(S4)$ の波形が示される。

[0255] 図 31A を参照して、電流 $I(S2)$ は、時刻 T_x までの期間および時刻 T_w 以降の期間では、 $I(S2) = I(L2)$ となる。時刻 $T_x \sim T_y$ の期間では、図 28B と同様の電流経路が形成されるので、 $I(S2) = -(I(L1) - I(L2))$ となる。そして、時刻 $T_y \sim T_z$ の期間では、直流電源 $10a$ に対する上アーム素子として動作するので、 $I(S2) = -I(L1)$ となる。

L 1) となる。電流 $I(L 1)$, $I(L 2)$ の両方が下降する時刻 $T_y \sim T_z$ の期間では、スイッチング素子 $S 2$ は直流電源 $10 a$ に対して上アーム素子として動作するので、 $I(S 2) = -I(L 1)$ となる。時刻 $T_z \sim T_w$ の期間では、スイッチング素子 $S 2$ がオフされるので、 $I(S 2) = 0$ である。

[0256] 図 3 1 B を参照して、電流 $I(S 4)$ は、時刻 T_x までの期間および時刻 T_w 以降の期間では、 $I(S 4) = I(L 1)$ となる。時刻 $T_x \sim T_y$ の期間では、スイッチング素子 $S 4$ がオフされるので、 $I(S 4) = 0$ である。電流 $I(L 1)$, $I(L 2)$ の両方が下降する時刻 $T_y \sim T_z$ の期間では、スイッチング素子 $S 4$ は直流電源 $10 b$ に対する上アーム素子として動作するので、 $I(S 4) = -I(L 2)$ となる。時刻 $T_z \sim T_w$ の間では、図 2 8 A と同様の電流経路が形成されるので、 $I(S 2) = -(I(L 2) - I(L 1))$ となる。

[0257] 図 3 1 A の時刻 T_b で生じる電流 $I(S 2)$ と、図 3 1 A の時刻 T_w で生じる電流 $I(S 2)$ との比較から、図 2 9 A, 図 2 9 B の電流位相となるように位相差 ϕ を調整することによって、スイッチング素子 $S 2$ のターンオン電流、すなわち、ターンオン時のスイッチング損失が低減されることが理解される。さらに、図 2 9 A の時刻 $T_b \sim T_c$ での電流 $I(S 2)$ と、図 3 1 A の時刻 $T_y \sim T_z$ での電流 $I(S 2)$ との比較から、スイッチング素子 $S 2$ の導通損失についても低減されることが理解される。

[0258] 同様に、図 2 9 B の時刻 T_b での電流 $I(S 4)$ と、図 3 1 B の時刻 T_x での電流 $I(S 4)$ との比較から、図 2 7 の電流位相となるように位相差 ϕ を調整することによって、スイッチング素子 $S 4$ のターンオフ電流、すなわち、ターンオフ時のスイッチング損失が低減されることが理解される。さらに、図 2 9 B の時刻 $T_a \sim T_b$ での電流 $I(S 4)$ と、図 3 1 A の時刻 $T_y \sim T_z$ での電流 $I(S 4)$ との比較から、スイッチング素子 $S 4$ の導通損失についても低減されることが理解される。

[0259] このように、キャリア波 $CW a$, $CW b$ の間に位相差 ϕ を設けることによ

り、スイッチング素子 $S_1 \sim S_4$ での損失を低減できる。図27に示したように、直流電源10aおよび20の両方が力行となる状態では、電流 $I(L_1)$ の下降開始タイミング（極大点）と、電流 $I(L_2)$ の上昇タイミング（極小点）が重なるように、すなわち、スイッチング素子 S_2 のターンオンタイミングと、スイッチング素子 S_4 のターンオフタイミングとが一致するように、位相差 ϕ を設定することによって、スイッチング素子 $S_1 \sim S_4$ での損失が抑制される。

[0260] この結果、直流電源10aおよび20と電力線20（負荷30）との間の直流電力変換を高効率で実行することができる。このような位相差 ϕ では、制御パルス信号 SD_a の立下りタイミング（または立上りタイミング）と、制御パルス信号 SD_b の立上りタイミング（または立下りタイミング）とが重なることになる。言い換えると、制御パルス信号 SD_a のパルスの遷移タイミングと、制御パルス信号 SD_b のパルスの遷移タイミングとを合わせるように、位相差 ϕ を調整することが必要となる。なお、遷移タイミングとは、パルスのHレベル／Lレベルが切り換わるタイミングを示すものである。

[0261] 図9および図26からも理解されるように、制御パルス信号 SD_a 、 SD_b は、デューティ比 D_a 、 D_b によって変化する。したがって、図27のような電流位相が実現できる位相差 ϕ 、すなわち、キャリア位相制御による位相差 ϕ についても、デューティ比 D_a 、 D_b に応じて決定されることが理解できる。このため、デューティ比 D_a 、 D_b と、キャリア位相制御による位相差 ϕ との関係を予め求めるとともに、その対応関係を予めマップ（以下、「位相差マップ」とも称する）あるいは関数式（以下、「位相差算出式」とも称する）として制御装置40に記憶することが可能である。

[0262] そして、PBモードにおける直流電源10a、10bでの電流制御のためのPWM制御では、算出されたデューティ比 D_a 、 D_b に基づいて、キャリア位相制御のための位相差 ϕ を算出することができる。そして、算出された位相差 ϕ を有するようにキャリア波 CW_a 、 CW_b を発生させることにより、スイッチング素子 $S_1 \sim S_4$ での損失を抑制した高効率のDC／DC変換

を実現することができる。

[0263] 図27～図31Bでは、直流電源10aおよび20の両方が力行の状態を説明したが、その他の状態においても、同様のキャリア位相制御が実行できる。

[0264] 図32は、直流電源の各動作状態における本発明の実施の形態1に従うキャリア位相制御を説明するための図表である。

[0265] 図32を参照して、状態Aでは、上述した、直流電源10aおよび10bの両方が力行状態である。図27に示したように、電流 $I(L1)$ の下降タイミング（極大点）と、電流 $I(L2)$ の上昇タイミング（極小点）とが図中の T_b で重なるような電流位相となるように、キャリア波の位相差 ϕ を調整する。これにより、 T_b におけるスイッチング素子 S_2 のターンオン損失およびスイッチング素子 S_4 のターンオフ損失を低減できる。さらに、上述のように、 $T_a \sim T_b$ の期間におけるスイッチング素子 S_4 の導通損失および、 $T_b \sim T_c$ の期間におけるスイッチング素子 S_2 の導通損失を低減することができる。

[0266] 状態Bでは、直流電源10aおよび10bの両方が回生状態である。この状態では、電流 $I(L1)$ の上昇タイミング（極小点）と、電流 $I(L2)$ の下降タイミング（極大点）とが図中の T_b で重なるような電流位相となるように、キャリア波の位相差 ϕ を調整する。これにより、 T_b におけるスイッチング素子 S_4 のターンオン損失およびスイッチング素子 S_2 のターンオフ損失を低減できる。さらに、上述のように、 $T_a \sim T_b$ の期間におけるスイッチング素子 S_2 の導通損失および、 $T_b \sim T_c$ の期間におけるスイッチング素子 S_4 の導通損失を低減することができる。

[0267] 状態Cでは、直流電源10aが回生状態である一方で、直流電源10bは力行状態である。この状態では、電流 $I(L1)$ の下降タイミング（極大点）と、電流 $I(L2)$ の下降タイミング（極大点）とが図中の T_a で重なるような電流位相となるように、キャリア波の位相差 ϕ を調整する。これにより、 T_a におけるスイッチング素子 S_3 のターンオン損失およびスイッチン

グ素子 S_1 のターンオフ損失を低減できる。さらに、上述のように、 $T_a \sim T_b$ の期間におけるスイッチング素子 S_1 の導通損失および、 $T_c \sim T_a$ の期間におけるスイッチング素子 S_3 の導通損失を低減することができる。

[0268] さらに、状態 D では、直流電源 $10a$ が力行状態である一方で、直流電源 $10b$ は回生状態である。この状態では、電流 $I(L_1)$ の上昇タイミング（極小点）と、電流 $I(L_2)$ の上昇タイミング（極大点）とが図中の T_c で重なるような電流位相となるように、キャリア波の位相差 ϕ を調整する。これにより、 T_c におけるスイッチング素子 S_1 のターンオン損失およびスイッチング素子 S_3 のターンオフ損失を低減できる。さらに、上述のように、 $T_b \sim T_c$ の期間におけるスイッチング素子 S_1 の導通損失および、 $T_c \sim T_a$ の期間におけるスイッチング素子 S_3 の導通損失を低減することができる。

[0269] このように、電流 $I(L_1)$ および $I(L_2)$ の変曲点（極大点および極小点）を同一タイミングとすることで、スイッチング素子 $S_1 \sim S_4$ での損失を低減できる。ただし、直流電源 $10a$ および $10b$ の力行／回生状態の組合せによって、スイッチング素子 $S_1 \sim S_4$ での損失を低減するための位相差 ϕ が異なる。したがって、力行／回生状態の組合せ（図 32 での状態 A ～ D）ごとに、上述した、位相差マップまたは位相差算出式を設定することが好ましい。

[0270] このように、実施の形態 1 の変形例に従えば、出力電圧 V_H を電圧指令値 V_H^* に制御するための P B モードでの DC / DC 変換において、上述のキャリア位相制御を組み合わせることができる。これにより、図 7 A ～ 図 8 B でも説明した、直流電源 $10a$ 、 $10b$ のそれぞれによる DC / DC 変換での電流同士が打ち消し合う効果を最大限に享受して、スイッチング素子 $S_1 \sim S_4$ の損失が低減された高効率の DC / DC 変換を実行することができる。

[0271] 次に S B モードにおけるキャリア位相制御を説明する。

図 33 に示されるように、S B モードでは直流電源 $10a$ および $10b$ が

直列に接続されるので、直流電源 10a および 10b の両方が力行となる状態（図 32 での状態 A）および直流電源 10a および 10b の両方が回生となる状態（図 32 の状態 B）のいずれかの状態しか存在しない。

[0272] したがって、SB モードにおける制御動作では、キャリア波間の位相差 ϕ は、図 32 の状態 A, B に示されるように、スイッチング素子 S2 のターンオンとスイッチング素子 S4 のターンオフとが重なるように、あるいは、スイッチング素子 S4 のターンオンとスイッチング素子 S2 のターンオフとが重なるように設定される。

[0273] すなわち、制御パルス信号 SDa の立下りタイミングと制御パルス信号 SDb の立上りタイミング、または、制御パルス信号 SDa の立上りタイミングと制御パルス信号 SDb の立下りタイミングとが重なるように、キャリア波 CWa, CWb の位相差 ϕ を設定することによって、図 32 の状態 A, B に示された、電流 I (L1) および電流 I (L2) の間で、上昇タイミング（極小点）と下降タイミング（極大点）とが同一タイミングとなる電流位相が実現されることになる。

[0274] このときのデューティ比 Da, Db を考える。式 (1) を変形することにより、Da について下記 (5) 式が得られる。

$$[0275] \quad D_a = (V_H - V_a) / V_H \quad \dots (5)$$

同様に、式 (2) を変形することにより、Db について下記 (6) 式が得られる。

$$[0276] \quad D_b = (V_H - V_b) / V_H \quad \dots (6)$$

図 10 に示されるように、PB モードにおける制御信号 SG3 は、制御パルス信号 SDa および SDb の論理和に基づいて生成される。したがって、制御パルス信号 SDa の立下り（または立上り）タイミングと、制御パルス信号 SDb の立上り（または立下り）タイミングとが重なるように位相差 ϕ を設定すると、 $V_H > (V_a + V_b)$ が成立するとき、PB モードにおける制御信号 SG3 の H レベル期間の比率が 1.0 を超えることが理解される。すなわち、 $V_H > (V_a + V_b)$ のときには、デューティ比 Da, Db によ

る P B モードと共通の PWM 制御によっても、制御信号 S G 3 が H レベルに固定される。

[0277] 図 3 4 には、キャリア位相制御を適用したときの S B モードにおける制御パルス信号を示す波形図が示される。

[0278] 図 3 4 に示されるように、P B モードにおける制御信号 S G 1 は、制御パルス信号 $\neg S D a$ および $\neg S D b$ の論理和に基づいて生成される。上述のように位相差 ϕ を設定すると、制御パルス信号 $\neg S D a$ の立上りタイミングと、制御パルス信号 $\neg S D b$ の立上りタイミングとが重なる。このため、制御信号 S G 1 のデューティ比 $D S G 1 = (1 - D a) + (1 - D b)$ で示される。すなわち、 $D S G 1$ は、下記 (7) 式で示される。

$$[0279] \quad D S G 1 = (V a + V b) / V H \quad \dots (7)$$

一方で、デューティ比 $D c$ は、式 (3) を変形することにより、下記 (8) 式で示される。

$$[0280] \quad D c = 1 - (V a + V b) / V H \quad \dots (8)$$

したがって、図 3 5 の S B モードでの論理演算に従って、 $S G 1 = \neg S G c$ とすると、制御信号 S G 1 のデューティ比 $D S G 1$ は、下記 (9) 式で示される。

$$[0281] \quad D S G 1 = 1 - D c = (V a + V b) / V H \quad \dots (9)$$

このように、上述のキャリア位相制御に従って位相差 ϕ を設定した場合には、デューティ比 $D a$ 、 $D b$ による制御パルス信号 $S D a$ 、 $S D b$ に基づく論理演算、具体的には、 $\neg S D a$ および $\neg S D b$ の論理和によって、デューティ比 $D c$ に基づく制御パルス信号 $\neg S D c$ とデューティ比が等しい信号を生成することができる。すなわち、制御パルス信号 $S D a$ 、 $S D b$ に基づいて、S B モードにおける制御信号 S G 1 を生成することができる。

[0282] また、図 3 5 に示されるように、S B モードにおける制御信号 S G 2、S G 4 は、制御信号 S G 1 の反転信号である。 $\text{not} (\neg S D b \text{ or } \neg S D a)$ の論理演算結果は、 $S D a$ および $S D b$ の論理積 ($S D b \text{ and } S D a$) となる。したがって、制御パルス信号 $S D c$ に従って設定されるべ

き制御信号SG2, SG4についても、制御パルス信号SDaおよびSDbの論理演算に基づいて生成することができる。

[0283] このように、SBモードでは、キャリア位相制御を適用して、制御パルス信号SDa (／SDa) および制御パルス信号SDb (／SDb) の間でパルスの遷移タイミングを合わせるように、位相差 ϕ が設定される。このような位相差 ϕ を有するようにキャリア波CWa, CWbを生成することにより、図35に示されるように、SBモードにおける、デューティ比Dcに基づいて設定されるべき制御信号SG1～SG4を、デューティ比Da, Dbに基づく制御パルス信号SDa, SDbから生成することが可能である。

[0284] 具体的には、上述のように、制御信号SG3は、制御パルス信号SDaおよびSDbの論理和によって、Hレベルに固定された信号となる。また、制御信号SG1は、制御パルス信号／SDaおよび／SDbの論理和によって、デューティ比Dcに基づくPWM制御と同等のデューティを有するように生成できる。また、SBモードにおいて、制御信号SG1と相補に設定される制御信号SG2, SG4についても、制御パルス信号SDaおよびSDbの論理積によって生成できる。

[0285] なお、SBモードにおける位相差 ϕ についても、PBモードにおけるキャリア位相制御と同様に、予め設定された、デューティ比Da, Dbと位相差 ϕ との関係を記憶する位相差マップないし位相差算出式に従って、SBモードにおいて算出されたデューティ比Da, Dbに基づいて算出することができる。

[0286] 図36には、本実施の形態1の変形例に従う電力変換器制御におけるPBモードおよびSBモードの動作例を示す波形図が示される。

[0287] 図36を参照して、キャリア波CWaの山でPBモードからSBへの切替指令が発せられる。切替指令の発生前では、直流電源10a, 10bのそれぞれの電流制御によって算出されたデューティ比Da, Dbに基づいて、制御信号SG1～SG4が生成される。

[0288] 切替指令が発せられると、図35に示した論理演算式に従って、デューテ

ィ比 D_c を新たに算出することなく、その時点での制御パルス信号 S_{Da} 、 S_{Db} に基づいて、即座に SB モードでの制御信号 $S_{G1} \sim S_{G4}$ を生成することができる。

[0289] このため、 PB モードを始めとする昇圧モードに属する他の動作モードと共通に、デューティ比 D_a 、 D_b を用いて SB モードにおける制御信号 $S_{G1} \sim S_{G4}$ を生成することができる。特に、動作モードの切替時に、制御遅れを発生することなく、 PB モードおよび SB モードの間の切替処理を実行することができる。

[0290] [実施の形態2]

実施の形態2では、直流電源 $10a$ 、 $10b$ の出力を制御するための電力変換器制御について説明する。実施の形態2による。以下の説明で明らかになるように、各動作モードにおいて共通の制御演算が適用される点が、本実施の形態2に従う電力変換器制御の特徴の1つである。

[0291] 図37は、本実施の形態2に従う電力変換器制御の基本的な概念を説明する図である。

図37を参照して、出力電圧 V_H は、総電力 P_H が負荷電力 P_L よりも大きい状態($P_H > P_L$)では上昇する一方で、 $P_H < P_L$ の状態では低下する。したがって、本実施の形態2に従う電力変換器制御では、出力電圧 V_H の電圧指令値 V_H^* に対する電圧偏差 ΔV_H に応じて総電力 P_H の指令値を設定する。さらに、総電力 P_H を出力電力 P_a および P_b の間で分配することにより、各直流電源 $10a$ 、 $10b$ の出力を電力制御(電流制御)する。

[0292] (PB モードにおける制御動作)

まず、 PB モードでの制御動作について説明を進める。

[0293] 図38および図39は、本実施の形態1に従う電力変換器制御を説明するためのブロック図である。図38には、各直流電源の電力指令値を設定する制御演算のための構成が示されるとともに、図39には、設定された電力指令値に従って各直流電源の出力を制御する制御演算のための構成が示される。

- [0294] 図38を参照して、制御装置40は、電圧制御部200と、パワー管理部290とを含む。
- [0295] パワー管理部290は、直流電源10a、10bおよび／または負荷30の動作状態に基づいて、総電力PHに関する電力上限値PHmaxおよび電力下限値PHminと、直流電源10aの電力上限値Pamaxおよび電力下限値Paminと、直流電源10aおよび10bの間の電力分配比kとを設定する。直流電源10a、10b全体での総電力PHについても、電力上限値PHmaxおよび電力下限値PHminを設定することができる。たとえば、 $PH_{max} = P_{amax} + P_{bmax}$ 、 $PH_{min} = P_{amin} + P_{bmin}$ とすることができる。
- [0296] 実施の形態1でも説明したように、PBモードでは、 $0 \leq k \leq 1$ の任意の値に、電力分配比kを設定することができる。上述のように、電力分配比kは、たとえば、直流電源10a、10bの状態（たとえば、SOCのバランスないし上下限電力のバランス）、あるいは、出力電力レベル（PH）等に基づいて決めることができる。なお、後程詳細に説明するように、電力分配比kは動作モードに応じて切替えられる。
- [0297] パワー管理部290は、さらに、直流電源10a、10bの間で充放電を行なうための循環電力値Prを設定する。
- [0298] 循環電力値Prは、直流電源10bを充電するための直流電源10aからの出力電力に相当する。たとえば、力行動作時には、 $k = 1$ とした上で $Pr > 0$ に設定すると、直流電源10aの出力電力によって、総電力PHを電力線20に対して供給しつつ、直流電源10bを充電することができる。反対に、 $k = 0$ とした上で $Pr < 0$ に設定すると、直流電源10bの出力電力によって、総電力PHを電力線20に対して供給しつつ、直流電源10aを充電することができる。
- [0299] また、回生動作時（ $PH < 0$ ）には、 $k = 0$ とした上で $Pr > 0$ に設定すると、負荷30からの回生電力と、直流電源10aからの出力電力との両方によって、直流電源10bを充電することができる。反対に、 $k = 1$ とした

上で $P_r < 0$ に設定すると、負荷 30 からの回生電力と、直流電源 10b からの出力電力との両方によって、直流電源 10a を充電することができる。

[0300] 循環電力値 P_r が設定されないとき ($P_r = 0$) には、直流電源 10a および 10b の間での充放電は実行されない。パワー管理部 290 は、たとえば、直流電源 10a、10b の SOC が不均衡である場合に、低 SOC 側の直流電源の充電を促進するように循環電力値 P_r を設定する。

[0301] 電圧制御部 200 は、出力電圧 V_H の電圧偏差に基づいて、直流電源 10a、10b の電力指令値 P_a^* 、 P_b^* を設定する。電圧制御部 200 は、偏差演算部 210 と、制御演算部 220 と、リミッタ 230 と、電力分配部 240 と、循環電力加算部 250 と、リミッタ 260 と、減算部 270 とを有する。

[0302] 偏差演算部 210 は、電圧指令値 V_H^* および出力電圧 V_H の検出値の差に従って電圧偏差 ΔV_H ($\Delta V_H = V_H^* - V_H$) を算出する。制御演算部 220 は、電圧偏差 ΔV_H に基づいて、電圧制御のために要求される総電力 P_{Hr} を算出する。たとえば、制御演算部 220 は、PI 演算によって、下記 (10) 式に従って P_{Hr} を設定する。

$$[0303] \quad P_{Hr} = K_p \cdot \Delta V_H + \sum (K_i \cdot \Delta V_H) \quad \dots (10)$$

式 (10) 中の K_p は比例制御ゲインであり、 K_i は積分制御ゲインである。これらの制御ゲインには、平滑コンデンサ C_H の容量値も反映される。式 (10) に従って総電力 P_{Hr} を設定することにより、電圧偏差 ΔV_H を低減するためのフィードバック制御を実現できる。

[0304] あるいは、負荷 30 の動作状態から負荷電力 P_L を予測できる場合には、この予測値 P_L^* をさらに反映して、式 (11) に従って要求される総電力 P_{Hr} を設定することも可能である。このようにすると、負荷 30 での電力消費をフィードフォワードする形で出力電圧 V_H を制御することができる。

$$[0305] \quad P_{Hr} = K_p \cdot \Delta V_H + \sum (K_i \cdot \Delta V_H) + P_L^* \quad \dots (11)$$

リミッタ 230 は、パワー管理部 290 によって設定された $P_{Hmax} \sim P_{Hmin}$ の範囲内となるように、電力指令値 P_H^* を制限する。もし、 P

$H_r > P_{Hmax}$ のときには、リミッタ 230 により $P_H^* = P_{Hmax}$ に設定される。同様に、 $P_{Hr} < P_{Hmin}$ のときには、リミッタ 230 は、 $P_H^* = P_{Hmin}$ に設定する。また、 $P_{Hmax} \geq P_{Hr} \geq P_{Hmin}$ のときには、そのまま $P_H^* = P_{Hr}$ に設定される。これにより、総電力指令値 P_H^* が確定する。

[0306] 電力分配部 240 は、総電力指令値 P_H^* および電力分配比 k に基づいて、直流電源 10a が分担すべき出力電力 $k \cdot P_H^*$ を算出する。循環電力加算部 250 は、電力分配部 240 によって算出された $k \cdot P_H^*$ と、パワー管理部 290 によって設定された循環電力値 P_r とを加算することによって、直流電源 10a が要求される電力 P_{ar} を算出する ($P_{ar} = k \cdot P_H^* + P_r$)。

[0307] リミッタ 260 は、パワー管理部 290 によって設定された $P_{amax} \sim P_{amin}$ の範囲内となるように、直流電源 10a の電力指令値 P_a^* を制限する。もし、 $P_{ar} > P_{amax}$ のときには、リミッタ 260 により $P_a^* = P_{amax}$ に修正される。同様に、 $P_{Ha} < P_{amin}$ のときには、リミッタ 260 は、 $P_a^* = P_{amin}$ に修正する。また、 $P_{amax} > P_{ar} > P_{amin}$ のときには、そのまま $P_a^* = P_{ar}$ とされる。これにより、直流電源 10a の電力指令値 P_a^* が確定する。

[0308] 減算部 270 は、総電力指令値 P_H^* から電力指令値 P_a^* を減算することによって、直流電源 10b の電力指令値 P_b^* を設定する ($P_b^* = P_H^* - P_a^*$)。

[0309] 図 40 は、図 38 に従って設定された電力指令値による電源システム内のパワーフローを説明するための概念図である。

[0310] 図 40 を参照して、出力電圧 V_H を電圧指令値 V_H^* に制御するために必要な総電力指令値 P_H^* は、電力分配比 k に従って電力指令値 P_a^* 、 P_b^* に分配される。すなわち、基本的には、 $P_a^* = k \cdot P_H^*$ 、 $P_b^* = (1 - k) \cdot P_H^*$ に設定される。これにより、直流電源 10a、10b 間での電力比を制御した上で、出力電圧 V_H を制御するための総電力指令値 P_H^*

に従った電力を、電力線 20 へ入出力することができる。

[0311] さらに、循環電力値 P_r を設定することにより、直流電源 10a からの出力電力によって直流電源 10b を充電 ($P_r > 0$)、あるいは、直流電源 10b からの出力電力によって直流電源 10a を充電 ($P_r < 0$) することができる。

[0312] また、電力指令値 P_a^* がリミッタ 260 によって $P_{a\max} \sim P_{a\min}$ の範囲内に確実に制限されるので、直流電源 10a を過電力から保護できる。すなわち、直流電源 10a の過充電および過放電を防止できる。

[0313] また、負荷電力 P_L を $P_{H\min} \sim P_{H\max}$ の範囲内に制限するとともに、総電力指令値 P_H^* がリミッタ 230 によって $P_{H\max} \sim P_{H\min}$ の範囲内に確実に制限されることにより、直流電源 10b についても過電力から保護できる。すなわち、直流電源 10b の過充電および過放電についても防止することができる。

[0314] 図 39 を参照して、制御装置 40 は、電力指令値 P_a^* 、 P_b^* に従って直流電源 10a、10b からの出力を制御するための、電流制御部 300、電流制御部 310、PWM (Pulse Width Modulation) 制御部 400、およびキャリア波発生部 410 を含む。電流制御部 300 は、電流制御によって直流電源 10a の出力を制御する。電流制御部 310 は、電流制御によって直流電源 10a の出力を制御する。

[0315] 電流制御部 300 は、電流指令生成部 302 と、偏差演算部 304 と、制御演算部 306 と、FF 加算部 308 とを有する。

[0316] 電流指令生成部 302 は、電力指令値 P_a^* と、電圧 V_a の検出値とに基づいて、直流電源 10a の電流指令値 I_a^* を設定する ($I_a^* = P_a^* / V_a$)。偏差演算部 304 は、電流指令値 I_a^* および電流 I_a の検出値の差に従って電流偏差 ΔI_a ($\Delta I_a = I_a^* - I_a$) を算出する。制御演算部 306 は、電流偏差 ΔI_a に基づいて、電流フィードバック制御の制御量 $Dfba$ を算出する。たとえば、制御演算部 306 は、PI 演算によって、下記 (12) 式に従って制御量 $Dfba$ を算出する。

$$[0317] \quad Dfb_a = K_p \cdot \Delta I_a + \Sigma (K_i \cdot \Delta I_a) \quad \dots (12)$$

式(12)中の K_p は比例制御ゲインであり、 K_i は積分制御ゲインである。これらの制御ゲインは、式(10)とは別個に設定される。

[0318] 一方で、電圧フィードフォワード制御のFF制御量 Dff_a は、式(1)を D_a について解くことで得られる $D_a = (V_H - V_a) / V_H$ に沿って、式(13)に従って設定される。

$$[0319] \quad Dff_a = (V_H^* - V_a) / V_H^* \quad \dots (13)$$

FF加算部308は、FB制御量 Dfb_a およびFF制御量 Dff_a を加算することによって、直流電源10aの出力制御に関するデューティ比 D_a を算出する。デューティ比 D_a は、式(1)と同様に、直流電源10aの電圧 V_a と出力電圧 V_H との間でDC/DC変換を行なう際の、昇圧チョッパ回路(図7A、図7B)の下アーム素子(スイッチング素子 S_3 , S_4)がオンされる期間のデューティ比に相当する。

[0320] 同様に、直流電源10bに対応する電流制御部310は、電流指令生成部312と、偏差演算部314と、制御演算部316と、FF加算部318とを有する。

[0321] 電流指令生成部312は、電力指令値 P_b^* と、電圧 V_b の検出値とに基づいて、直流電源10bの電流指令値 I_b^* を設定する($I_b^* = P_b^* / V_b$)。偏差演算部314は、電流指令値 I_b^* および電流 I_b の検出値の差に従って電流偏差 ΔI_b ($\Delta I_b = I_b^* - I_b$)を算出する。制御演算部316は、電流偏差 ΔI_b に基づいて、電流フィードバック制御の制御量 Dfb_b を算出する。たとえば、制御演算部316は、PI演算によって、下記(14)式に従って制御量 Dfb_b を算出する。

$$[0322] \quad Dfb_b = K_p \cdot \Delta I_b + \Sigma (K_i \cdot \Delta I_b) \quad \dots (14)$$

式(8)中の K_p は比例制御ゲインであり、 K_i は積分制御ゲインである。これらの制御ゲインは、式(10)および式(12)とは別個に設定される。

[0323] 一方で、電圧フィードフォワード制御のFF制御量 Dff_b は、式(2)

を D_b について解くことで得られる $D_b = (V_H - V_b) / V_H$ に沿って、式 (15) に従って設定される。なお、式 (15) 中において、電圧指令値 V_H^* は出力電圧 V_H の検出値としてもよい。

$$[0324] \quad D_{fb} = (V_H^* - V_b) / V_H^* \quad \dots (15)$$

FF 加算部 318 は、FB 制御量 D_{fb} および FF 制御量 D_{fb} を加算することによって、直流電源 10b の出力制御に関するデューティ比 D_b を算出する。デューティ比 D_b は、式 (2) と同様に、昇圧チョッパ回路 (図 8A, 図 8B) の下アーム素子 (スイッチング素子 S_2, S_3) がオンされる期間のデューティ比に相当する。

[0325] PWM 制御部 400 は、電流制御部 300, 310 によって設定されたデューティ比 D_a, D_b 、ならびに、キャリア波発生部 410 からのキャリア波 CW_a, CW_b に基づくパルス幅変調制御によって、スイッチング素子 $S_1 \sim S_4$ の制御信号 $SG_1 \sim SG_4$ を生成する。PWM 制御部 400 によるパルス幅変調制御および制御信号 $SG_1 \sim SG_4$ の生成は、図 9 および図 10 で説明したのと同様に実行されるので、詳細な説明は繰り返さない。なお、キャリア波発生部 410 は、実施の形態 1 の変形例で説明したキャリア位相制御を適用してキャリア波 CW_a, CW_b を生成することが好ましい。

[0326] このように、実施の形態 2 に従う電力変換器制御によれば、PB モードでの DC/DC 変換において、出力電圧 V_H の電圧偏差を電力指令値に変換して、各直流電源 10a, 10b の出力を電流制御することによって、出力電圧 V_H を電圧指令値 V_H^* に制御することができる。これにより、各直流電源 10a, 10b を、出力電力ベースで確実に過電力から保護することが可能となる。また、直流電源 10a, 10b 間での電力分配比 k や循環電力値 P_r を簡易に制御することが可能である。

[0327] 特に、直流電源 10a, 10b の一方に対しては、電力指令値を直接制限することができる。図 12A, 図 12B の構成例では、リミッタ 260 により、直流電源 10a の電力指令値 P_a^* を、 $P_{amin} \leq P_a^* \leq P_{amax}$ の範囲内に確実に制限することができる。これにより、直流電源 10a の

過電力を厳密に防止できる。

[0328] なお、総電力指令値 P_H^* を $P_{Hmin} \sim P_{Hmax}$ の範囲内に制限して直流電源 10b の電力指令値 P_b^* を設定するとともに、負荷電力 P_L を $P_{Hmin} \sim P_{Hmax}$ の範囲内に制限することによって、直流電源 10b についても間接的に過電力から保護することができる。ただし、図 38 の構成例では、リミッタ 260 によって電力指令値 P_a^* が直接制限される直流電源 10a の方が、直流電源 10b よりも過電力から厳格に保護されることになる。したがって、より厳格に過電力からの保護が必要な直流電源の電力指令値に対して、リミッタ 260 による直接の制限が行なわれる構成とすることが好ましい。

[0329] (他の昇圧モードにおける制御動作)

図 3 に示したように、出力電圧 V_H が電圧指令値 V_H^* へ制御される昇圧モードとして、PB モードの他にも、aB モード、bB モードおよびSB モードが存在する。aB モード、bB モードおよびSB モードについても、図 38 および図 39 に従う制御構成を共有して、出力電圧 V_H が電圧指令値 V_H^* へ制御される。

[0330] 図 41 は、昇圧モードに属する各動作モードにおける制御信号および制御データの設定を説明する図表である。

[0331] 図 41 を参照して、昇圧モードにおける各動作モードでは、図 38 および図 39 に示された制御構成が共有される。そして、電力分配比 k 、電流フィードバック制御の実行対象となる直流電源、および制御信号 $SG1 \sim SG4$ の演算ロジックを変更することにより、動作モードの違いに対応している。

[0332] PB モードでは、既に説明したように、電力分配比 k は、 $0 \leq k \leq 1$ の範囲内で任意に設定することができるとともに、循環電力値 P_r についても制御上は任意の値で設定することができる。上述のように、PB モードでは、出力電圧 V_H を制御するための電力指令値に基づいて設定された電流指令値 I_a^* 、 I_b^* に従って、直流電源 10a、10b の両方の電流 I_a 、 I_b が制御される。

[0333] a Bモードでは、図7 A、図7 Bに示すスイッチング動作によって、スイッチング素子S 1～S 4が形成する昇圧チョッパ回路によって、直流電源10 bを不使用とする一方で、直流電源10 aおよび電力線20（負荷30）の間で双方向のDC／DC変換が実行される。したがって、a Bモードでは、直流電源10 aの出力を制御するためのデューティ比D aに基づく制御パルス信号S D aに従って、スイッチング素子S 1～S 4が制御される。具体的には、図7 A、図7 Bに示した昇圧チョッパ回路の下アーム素子を構成するスイッチング素子S 3およびS 4は、制御パルス信号S D aに従って共通にオンオフ制御される。同様に、昇圧チョッパ回路の上アーム素子を構成するスイッチング素子S 1およびS 2は、制御パルス信号／S D aに従って共通にオンオフ制御される。

[0334] 図4 1ならびに図3 8を参照して、a Bモードにおいても、P Bモードと同様に、偏差演算部210、制御演算部220および、リミッタ230によって、出力電圧V Hの電圧偏差 $\Delta V H$ に基づいて総電力指令値 $P H^*$ が設定される。なお、直流電源10 bは不使用とされるので、リミッタ230に与えられる電力上限値 $P H_{max}$ および電力下限値 $P H_{min}$ は、直流電源10 aの電力上限値 $P a_{max}$ および電力下限値 $P a_{min}$ と同等に設定することができる。これに対応して、a Bモードでは、負荷30の動作指令値は、 $P a_{min} \leq P L \leq P a_{max}$ となる範囲内に制限して生成される。

[0335] a Bモードでは、直流電源10 bが非使用（充放電回避）とされるので、循環電力値 $P r = 0$ に固定される。さらに、電力分配比 $k = 1.0$ に固定することにより、電力指令値 $P a^* = P H^*$ に設定される一方で、電力指令値 $P b^* = 0$ に設定される。この際に、リミッタ260によっても、電力指令値 $P a^*$ が $P a_{max} \sim P a_{min}$ の範囲から外れないように、すなわち、直流電源10 aに過電力が生じないように保護することができる。したがって、a Bモードにおいては、リミッタ230および260の一方を非作動とすることも可能である。

[0336] さらに、図3 9の構成において、電流フィードバック制御は、直流電源1

0 aに対してのみ実行される。すなわち、電流制御部300は、PBモードと同様に、電力指令値 P_a^* に従って設定された電流指令値 I_a^* と電流 I_a の検出値との電流偏差に基づく式(12)に示されたフィードバック制御と、式(13)に示された電圧比に基づくフィードフォワード制御とによって、デューティ比 D_a を算出する($D_a = D_{fb a} + D_{ff a}$)。

[0337] これに対して、aBモードでは、上述のように制御パルス信号 $S_{D b}$ は不要であるので、電流制御部310の動作は停止することができる。すなわち、デューティ比 D_b の演算は停止される。

[0338] 図42には、aBモードでの電源システム内のパワーフローを説明するための概念図が示される。

[0339] 図42を参照して、aBモードでは、出力電圧 V_H を電圧指令値 V_H^* に制御するための電力指令値 P_H^* は、全て直流電源10aに分配される。すなわち、負荷電力 P_L は、直流電源10aのみによってカバーされる。また、循環電力値 $P_r = 0$ に固定されるため、直流電源10a、10bの間での充放電は生じない。

[0340] aBモードにおいても、電力指令値 P_a^* がリミッタ260および／または290によって $P_{a max} \sim P_{a min}$ の範囲内に確実に制限される。このため、単独使用する直流電源10aを過電力から保護できる。また、aBモードにおいて、直流電源10aの電流 I_a のフィードバック制御によってデューティ比 D_a を演算することにより、出力電力 V_H のフィードバック制御によってデューティ比 D_a を演算する制御と比較して、電圧偏差 ΔV_H を速やかに解消することができる。

[0341] bBモードでは、図8A、図8Bに示すスイッチング動作によって、スイッチング素子 $S_1 \sim S_4$ が形成する昇圧チョッパ回路によって、直流電源10aを不使用とする一方で、直流電源10bおよび電力線20(負荷30)の間で双方向のDC/DC変換が実行される。したがって、bBモードでは、直流電源10bの出力を制御するためのデューティ比 D_b に基づく制御パルス信号 $S_{D b}$ に従って、スイッチング素子 $S_1 \sim S_4$ が制御される。具体

的には、図 8 A、図 8 B に示した昇圧チョッパ回路の下アーム素子を構成するスイッチング素子 S 2 および S 3 は、制御パルス信号 S D b に従って共通にオンオフ制御される。同様に、昇圧チョッパ回路の上アーム素子を構成するスイッチング素子 S 1 および S 4 は、制御パルス信号 / S D b に従って共通にオンオフ制御される。

[0342] 図 4 1 ならびに図 3 8 を参照して、b B モードにおいても、P B モードおよび a B モードと同様に、出力電圧 V H の電圧偏差 $\Delta V H$ に基づいて総電力指令値 $P H^*$ が設定される。b B モードでは直流電源 1 0 a は不使用とされるので、リミッタ 2 3 0 に与えられる電力上限値 $P H_{max}$ および電力下限値 $P H_{min}$ は、直流電源 1 0 b の電力上限値 $P b_{max}$ および電力下限値 $P b_{min}$ と同等に設定される。同様に、循環電力値 $P r = 0$ に固定される。

[0343] さらに、電力分配比 $k = 0$ に固定することにより、電力指令値 $P b^* = P H^*$ に設定される一方で、電力指令値 $P a^* = 0$ に設定される。この際には、リミッタ 2 6 0 による制限は不要である。すなわち、b B モードにおいては、リミッタ 2 3 0 によって、直接直流電源 1 0 b を過電力から保護することができる。

[0344] さらに、図 3 9 の構成において、電流フィードバック制御は、直流電源 1 0 b に対してのみ実行される。すなわち、電流制御部 3 1 0 は、P B モードと同様に、電力指令値 $P b^*$ に従って設定された電流指令値 $I b^*$ と電流 $I b$ の検出値との電流偏差に基づく式 (1 4) に示されたフィードバック制御と、式 (1 5) に示された電圧比に基づくフィードフォワード制御とによって、デューティ比 $D b$ を算出する ($D b = D f b b + D f f b$) 。

[0345] これに対して、b B モードでは、上述のように制御パルス信号 S D a は不要であるので、電流制御部 3 0 0 の動作は停止することができる。すなわち、デューティ比 $D a$ の演算は停止される。

[0346] 図 4 3 には、b B モードでの電源システム内のパワーフローを説明するための概念図が示される。

[0347] 図43を参照して、bBモードでは、出力電圧 V_H を電圧指令値 V_H^* に制御するために必要な電力指令値 P_H^* は、全て直流電源10bに分配される。すなわち、負荷電力 P_L は、直流電源10bのみによってカバーされる。また、循環電力値 $P_r = 0$ に固定されるため、直流電源10a, 10bの間での充放電は生じない。

[0348] bBモードにおいても、リミッタ230に与えられる電力上限値 P_{Hmax} および電力下限値 P_{Hmin} を、直流電源10bの電力上限値 P_{bmax} および電力下限値 P_{bmin} と同等に設定することができる。これにより、電力指令値 P_b^* が $P_{bmax} \sim P_{bmin}$ の範囲内に確実に制限される。また、bBモードでは、負荷30の動作指令値は、 $P_{bmin} \leq P_L \leq P_{bmax}$ となる範囲内に制限して生成されることになる。この結果、単独使用する直流電源10bを過電力から保護できる。また、bBモードにおいて、直流電源10bの電流 I_b をフィードバック制御することにより、直流電圧 V_H を直接フィードバック制御によって解消する制御と比較して、発生した電圧偏差 ΔV_H を速やかに解消することができる。

[0349] 次に、SBモードにおける制御動作について説明する。

図44には、SBモードでの電源システム内のパワーフローを説明するための概念図が示される。

[0350] 図44を参照して、SBモードでは、直流電源10aおよび10bが直列接続された状態で、電力線20（負荷30）との間で双方向のDC/DC変換が実行される。したがって、直流電源10aおよび直流電源10bを流れる電流は共通となる（ $I_a = I_b$ ）。このため、直流電源10aの出力電力 P_a および直流電源10bの出力電力 P_b を直接制御することができない。すなわち、SBモードにおける電力 P_a , P_b の比は、電圧 V_a , V_b の比によって、上記（4）式に従って自動的に決まる。

[0351] 再び図41を参照して、SBモードでは、電力分配比 k は、式（4）に沿って求められる式（16）に従って、直流電源10a, 10bの電圧 V_a , V_b の現在値（検出値）に基づいて設定される。

[0352] $k = V_a / (V_a + V_b) \quad \dots (16)$

また、SBモードでは、直流電源10a, 10b間での充放電はできないので、循環電力値 $P_r = 0$ に設定される。

[0353] これにより、図38の構成において、SBモードと同様に、出力電圧 V_H の電圧偏差 ΔV_H に基づいて総電力指令値 P_H^* が設定される。総電力指令値 P_H^* は、リミッタ230によって、 $P_{Hmax} \sim P_{Hmin}$ の範囲内に設定することができる。さらに、式(11)に従って、直列接続された直流電源10a, 10bの間での、現在の電圧 V_a, V_b に基づく電力分配比 k に従って、総電力指令値 P_H^* が、電力指令値 P_a^* および P_b^* に分配される。この際に、リミッタ260によって、電力指令値 P_a^* は、 $P_{amax} \sim P_{amin}$ の範囲内に制限される。

[0354] 図44に示されるように、SBモードでは、 $I_a = I_b$ のため電流フィードバック制御は、直流電源10a, 10bの一方のみで実行する。たとえば、直接電力指令値を制限することが可能である、すなわち、厳格に過電力から保護される直流電源10aに対して電流フィードバック制御が実行される。

[0355] 再び図39を参照して、電流制御部300は、PBモードと同様に、電力指令値 P_a^* に従って設定された電流指令値 I_a^* と電流 I_a の検出値との電流偏差に基づく式(12)に示されたフィードバック制御と、式(13)に示された電圧比に基づくフィードフォワード制御とによって、デューティ比 D_a を算出する($D_a = D_{fba} + D_{fba}$)。

[0356] 一方、電流制御部310では、制御演算部316における制御ゲイン、具体的には、式(14)中の K_p, K_i を零とすることによって、電流フィードバック制御が非実行とされる。したがって、電流制御部310は、電圧 V_b に基づくフィードフォワード制御のみによって、デューティ比 D_b を算出する($D_b = D_{ffb}$)。FF制御量 D_{ffb} は、式(15)に従って設定することができる。

[0357] PWM制御部400は、電流制御部300, 310によって設定されたデ

ューティ比 D_a 、 D_b 、ならびに、キャリア波発生部410からのキャリア波 CW_a 、 CW_b に基づくパルス幅変調制御によって、スイッチング素子 $S_1 \sim S_4$ の制御信号 $SG_1 \sim SG_4$ を生成する。上述のように、SBモードにおいても、実施の形態1の変形例で説明したキャリア位相差制御を組み合わせることによって、制御パルス信号 SD_a （ $/SD_a$ ）および SD_b （ $/SD_b$ ）を用いて（図35）、SBモードにおける制御信号 $SG_1 \sim SG_4$ を生成することができる。

[0358] このように、本実施の形態2に従う電力変換器制御によれば、図1に示した電力変換器50の制御動作について、出力電圧 V_H を電圧指令値 V_H^* に制御する昇圧モードに属する各動作モード間で、図38および図39に示した制御構成を共有することができる。

[0359] 具体的には、電力分配比 k や電流制御部300、310の制御ゲインを動作モード間で切替えることによって、図12A、図12Bおよび図13に従った共通の制御演算を、各動作モード間で適用することが可能となる。このため、複数の動作モードを選択的に適用する電力変換器50の制御における制御演算負荷を軽減することが可能である。

[0360] さらに、直流電源10aの電流フィードバック制御によってデューティ比 D_a を演算できるので、出力電圧 V_H の電圧フィードバック制御によってデューティ比（ D_c ）を演算する制御と比較して、SBモードでの電圧偏差 ΔV_H を速やかに解消することができる。また、制御演算を各動作モード間で共通化することによって、動作モードを円滑に切替えることが可能となるので、制御性をさらに向上することができる。

[0361] [実施の形態3]

実施の形態3では、図1とは異なる構成の電力変換器に対する電力変換器制御の適用について説明する。

[0362] 図45は、本発明の実施の形態3に従う電源システム5#の構成例を示す回路図である。

[0363] 図45を参照して、本発明の実施の形態3に従う電源システム5#は、実

施の形態 1 に従う電源システム 5 と比較して、電力変換器 50 に代えて、電力変換器 50 # を含む点で異なる。電源システム 5 # のその他の構成は、電源システム 5 と同様であるので、詳細な説明は繰り返さない。

[0364] 実施の形態 3 に従う電力変換器 50 # は、昇圧チョッパ回路 6, 7 を有する。昇圧チョッパ回路 6 は、直流電源 10 a と、負荷 30 と接続された電力線 20 との間で双方向の DC / DC 変換を実行する。昇圧チョッパ回路 6 は、スイッチング素子 S 5, S 6 およびリアクトル L 1 を含む。

[0365] 昇圧チョッパ回路 7 は、直流電源 10 b と、直流電源 10 a と共通の電力線 20 との間で双方向の DC / DC 変換を実行する。昇圧チョッパ回路 7 は、スイッチング素子 S 7, S 8 およびリアクトル L 2 を含む。

[0366] スwitching素子 S 5 ~ S 8 に対しては、逆並列ダイオード D 5 ~ D 8 が配置されている。また、スイッチング素子 S 5 ~ S 8 は、制御装置 40 からの制御信号 S G 5 ~ S G 8 にそれぞれ応答して、オンオフを制御することが可能である。

[0367] このように、電力変換器 50 # は、本実施の形態に従う電力変換器 50 とは異なり、直流電源 10 a および 10 b のそれぞれに対して独立に昇圧チョッパ回路 6, 7 が設けられた構成となっている。昇圧チョッパ回路 6 および 7 は、独立に制御することができる。

[0368] 制御装置 40 は、出力電圧 V H を制御するために、スイッチング素子 S 5 ~ S 8 のオンオフを制御する制御信号 S G 5 ~ S G 8 を生成する。

[0369] 図 46 は、図 45 に示された電力変換器 50 # が有する複数の動作モードが示される。

図 46 を参照して、電力変換器 50 # では、電力変換器 50 における S B モードおよび S D モードを除く、他の昇圧モードおよび直結モードを選択することができる。すなわち、電力変換器 50 # の動作モードは、昇圧モードに属する P B モード、a B モードおよび b B モード、ならびに、直結モードに属する P D モード、a D モードおよび b D モードを有する。

[0370] P B モードでは、昇圧チョッパ回路 6, 7 を独立に制御することにより、

実施の形態 1 での P B モードと同様に制御することができる。すなわち、図 38 および図 39 の構成に従って、電力分配比 k ($0 \leq k \leq 1.0$) および循環電力値 P_r を、直流電源 10a, 10b の動作状態に応じて設定することができる。これにより、図 38 の構成により、出力電圧 V_H を電圧指令値 V_H^* に制御するための総電力指令値 P_H^* から、電力分配比 k および循環電力値 P_r を反映して、直流電源 10a, 10b の電力指令値 P_a^* , P_b^* を設定することができる。

[0371] さらに、図 39 の構成に従って、出力電圧 V_H を制御するための電力指令値に基づいて設定された電流指令値 I_a^* , I_b^* に従って、直流電源 10a, 10b の両方の電流 I_a , I_b を制御するように、デューティ比 D_a , D_b を算出することができる。昇圧チョッパ回路 6, 7 が独立に制御されるので昇圧チョッパ回路 6 のスイッチング素子 S_5 , S_6 の制御信号 S_{G5} , S_{G6} は、制御パルス信号 S_{Da} に基づいて生成される。具体的には、下アーム素子を構成するスイッチング素子 S_6 の制御信号 $S_{G6} = \neg S_{Ga}$ となり、上アーム素子を構成するスイッチング素子 S_5 の制御信号 $S_{G5} = S_{Ga}$ となる。

[0372] 同様に、昇圧チョッパ回路 7 のスイッチング素子 S_7 , S_8 の制御信号 S_{G7} , S_{G8} は、制御パルス信号 S_{Db} に基づいて生成される。具体的には、下アーム素子を構成するスイッチング素子 S_8 の制御信号 $S_{G8} = \neg S_{Gb}$ となり、上アーム素子を構成するスイッチング素子 S_7 の制御信号 $S_{G7} = S_{Gb}$ となる。

[0373] 電力変換器 50 井の P B モードにおいても、図 38 および図 39 に示された制御構成に従って、出力電圧 V_H の電圧偏差を電力指令値に変換して電力指令値 P_a^* , P_b^* を設定することによって、各直流電源 10a, 10b の出力を電流制御することができる。さらに、リミッタ 230, 260 により、出力電力ベースでの確実な過電力からの保護が可能となる。また、直流電源 10a, 10b 間での電力分配比 k や循環電力値 P_r を簡易に制御することができる。

- [0374] なお、電力変換器50#のPBモードでは、スイッチング素子S5, S6の電流経路と、スイッチング素子S7, S8の電流経路が重なっていないので、キャリア位相制御を適用してもスイッチング素子S5~S8の電力損失を低減することはできない。したがって、キャリア位相制御の適用は不要であり、位相差 ϕ は固定（代表的には、 $\phi=0$ に固定）することができる。
- [0375] aBモードでは、昇圧チョッパ回路6のみを動作させることにより、直流電源10bを不使用とする一方で、直流電源10aおよび電力線20の間での双方向のDC/DC変換によって、出力電圧VHを電圧指令値VH*へ制御することができる。すなわち、電力変換器50のaBモード（実施の形態1）と同様に、電力分配比 $k=1$ かつ循環電力値 $P_r=0$ とすることにより、リミッタ230または260により $P_{amin} \leq P_a^* \leq P_{amax}$ の電力保護を行なった上で、使用される直流電源10aの電力指令値 P_a^* を設定することができる（ $P_a^*=P_H^*$ ）。
- [0376] さらに、図39の構成において、直流電源10aに対応する電流制御部300は、電力変換器50のPBモードと同様に動作して、電流フィードバック制御（電流指令値 I_a^* ）と、電圧比に基づくフィードフォワード制御とによって、デューティ比 D_a を算出する（ $D_a=D_{fba}+D_{fba}$ ）。これに対して、aBモードでは、制御パルス信号SDbの算出は不要であるので、電流制御部310の動作は停止することができる。
- [0377] aBモードでは、昇圧チョッパ回路7を構成するスイッチング素子S7, S8はオフに維持される。一方で、昇圧チョッパ回路6を構成するスイッチング素子S5, S6は、デューティ比 D_a に基づくパルス幅変調制御によって生成される制御パルス信号SDa（/SDa）に従ってオンオフされる。
- [0378] bBモードでは、昇圧チョッパ回路7のみを動作させることにより、直流電源10aを不使用とする一方で、直流電源10bおよび電力線20の間での双方向のDC/DC変換によって、出力電圧VHを電圧指令値VH*へ制御することができる。これにより、電力変換器50のbBモード（実施の形態1）と同様に、電力分配比 $k=0$ かつ循環電力値 $P_r=0$ とすることによ

り、リミッタ230により $P_{bmin} \leq P_{b*} \leq P_{bmax}$ の電力保護を行なった上で、使用される直流電源10bの電力指令値 P_{b*} を設定することができる($P_{b*} = P_{H*}$)。

[0379] 図39の構成では、直流電源10bに対応する電流制御部310は、電力変換器50のPBモードと同様に動作して、電流フィードバック制御(電流指令値 I_{b*})と、電圧比に基づくフィードフォワード制御とによって、デューティ比 D_b を算出する($D_b = D_{fb} + D_{ff}$)。これに対して、bBモードでは、制御パルス信号 SD_a の算出は不要であるので、電流制御部300の動作は停止することができる。

[0380] bBモードでは、昇圧チョッパ回路6を構成するスイッチング素子S5, S6はオフに維持される。一方で、昇圧チョッパ回路7を構成するスイッチング素子S7, S8は、デューティ比 D_b に基づくパルス幅変調制御によって生成される制御パルス信号 SD_b ($/SD_b$)に従ってオンオフされる。

[0381] PDモードでは、スイッチング素子S5, S7をオンに固定する一方で、スイッチング素子S6, S8がオフに固定される。これにより、電力変換器50でのSDモードと同様に、出力電圧 V_H は、直流電源10a, 10の出力電圧 V_a , V_b (厳密には V_a , V_b のうちの高い方の電圧)と同等となる。電力変換器50と同様に、 V_a , V_b 間の電圧差は直流電源10a, 10bに短絡電流を生じられるので、当該電圧差が小さいときに限定して、PDモードを適用することができる。

[0382] aDモードでは、スイッチング素子S5がオンに固定される一方で、スイッチング素子S6~S8がオフに固定される。これにより、電力変換器50でのaDモードと同様に、直流電源10bは電力線20から切り離された状態となり、出力電圧 V_H は、直流電源10aの電圧 V_a と同等となる($V_H = V_a$)。上述のように、aDモードの適用には、 $V_a > V_b$ が必要条件となる。

[0383] bDモードでは、スイッチング素子S7がオンに固定される一方で、スイッチング素子S5, S6, S8がオフに固定される。これにより、電力変換

器 50 での b D モードと同様に、直流電源 10 a は電力線 20 から切り離された状態となり、出力電圧 V_H は、直流電源 10 b の電圧 V_b と同等となる ($V_H = V_b$)。上述のように、b D モードの適用には、 $V_b > V_a$ が必要条件となる。

[0384] このように、実施の形態 3 に従う電力変換器 50 # においても、実施の形態 1 で説明した電力変換器 50 と同様に、出力電圧 V_H を電圧指令値 V_H^* に制御する昇圧モードに属する複数の動作モード (P B モード、a B モード、b B モード) 間で、図 38 および図 39 に示した制御構成を共有することができる。また、電力変換器 50 と同様に、直結モードとして、P D モード、a D モードおよび b D モードを実現することができる。

[0385] 具体的には、電力分配比 k 等を動作モード間で切替えることによって、図 38 および図 39 に従った共通の制御演算を、各動作モード間で適用することが可能となる。このため、複数の動作モードを選択的に適用する電力変換器 50 # の制御における制御演算負荷を軽減することが可能である。さらに、昇圧チョッパ回路 6, 7 のデューティ比 D_a , D_b を電流 I_a , I_b のフィードバック制御によって演算できるので、出力電圧 V_H のフィードバック制御によって演算する制御と比較して、発生した電圧偏差 ΔV_H を速やかに解消することができる。

[0386] あるいは、P B モードにおいて、特許文献 3 に記載されるように、直流電源 10 a および 10 b の一方の出力を、出力電圧 V_H の電圧偏差 ΔV_H ($\Delta V_H = V_H^* - V_H$) を補償するように制御 (電圧制御) するとともに、直流電源 10 a および 10 b の他方の出力を、電流 I_a , I_b の電流偏差を補償するように制御 (電流制御) することも可能である。

[0387] なお、電力変換器 50 # の P B モードでは、電力変換器 50 の P B モードのような電流打ち消し効果は生じないので、P B モードにおけるコンバータ損失 $P_{lc v}$ は、特に負荷電力が大きいときに電力変換器 50 よりも増加する傾向にある。

[0388] 実施の形態 3 に従う電源システム 5 # においても、実施の形態 1 と同様に

、図18に示した構成によって、動作モードの選択が制御される。

[0389] 図47には、電源システム5#における負荷要求電圧 V_{Hrq} の電圧範囲 $V_{R1} \sim V_{R2}$ の定義が示される。

[0390] 図47を参照して、電源システム5#では、シリーズモード（SDモードおよびSBモード）が存在しないため、図16のように、 $(V_a + V_b)$ を境界として考慮する必要がない。この結果、負荷要求電圧 V_{Hrq} は、図16と同様の電圧範囲 V_{R1} ($V_{Hrq} \leq \max(V_a, V_b)$) と、 V_{R2} ($\max(V_a, V_b) < V_{Hrq} \leq V_{Hmax}$) のいずれかに設定される。

[0391] 図48には、各電圧範囲における動作モードの選択を説明するための図表が示される。

図48を参照して、電力変換器50#においても、電力変換器50と同様に、出力電圧 V_H を $\max(V_a, V_b)$ よりも低い電圧に制御することができない。このため負荷要求電圧 V_{Hrq} が電圧範囲 V_{R1} 内であるときには、出力電圧 V_H を負荷要求電圧 V_{Hrq} と一致させることができない。

[0392] したがって、電圧範囲 V_{R1} における動作モードの選択は、実施の形態1と同様である。すなわち、aDモード、bDモードおよびPDモードが、「適用可能な動作モード群」として選択される。さらに、 $V_a > V_b$ のときには、aDモードのみが適用可能である一方で、bDモードおよびPDモードを適用することができない。同様に、 $V_b > V_a$ のときには、bDモードのみが適用可能である一方で、aDモードおよびPDモードを適用することができない。このように、直流電源10a, 10bの間の電圧差が大きい場合には、効率優先モードを選択する余地はなく、aDモードまたはbDモードが、モード選択指示信号MD*によって指定される。

[0393] これに対して、 V_a および V_b の電圧差が小さく、 $V_a = V_b$ とみなせる場合には、動作モード制御部150は、適用可能な動作モード群に含まれる、aDモード、bDモードおよびPDモードのうちから、動作モードを選択する。基本的には、同一の総電力 P_H を直結モードによって直流電源10a

、10bから供給する場合には、電流分散の効果のため、電力変換器50#におけるコンバータ損失 $P_{lc v}$ は、PDモードで最小となる。したがって、電圧範囲VR1において、 $V_a = V_b$ のときには、PDモードが効率優先モードに選択される。

[0394] 電圧範囲VR2 ($V_{H r q} > \max(V_a, V_b)$) では、電力変換器50#による昇圧が必要であるため、昇圧モードに属するaBモード、bBモードおよびPBモードが、適用可能な動作モード群として選択される。一方で、aDモード、bDモードおよびPDモードは、適用することができない。

[0395] 昇圧モードに属する動作モードの適用時には、 $V_H^* = V_{H r q}$ とすることにより、出力電圧 V_H を負荷要求電圧 $V_{H r q}$ と一致させることが可能である。このため、aBモード、bBモードおよびPBモードの間では、負荷損失 $P_{l l d}$ を比較する必要がない。このため、動作モード選択部160は、電力変換器50#でのコンバータ損失 $P_{lc v}$ の比較に従って、負荷30の動作状態に応じた効率優先モードの選択を実行することができる。たとえば、図19の構成において、コンバータ損失推定部162～164を電力変換器50#の特性に従って構成することにより、損失比較部168が、コンバータ損失推定部162～164がそれぞれ算出したコンバータ損失 $P_{lc v}$ の推定値を比較することができる。

[0396] また、電圧範囲VR1、VR2の各々において、直流電源10a、10bの電源損失をさらに考慮に入れて、コンバータ損失 $P_{lc v}$ と電源損失との和を動作モード間で比較することも可能である。

[0397] 図49には、電源システム5#における各電圧範囲での動作モードの修正の一覧が示される。

[0398] 図49を参照して、上述のように、電圧範囲VR1では、電源システム5と同様に、aDモード、bDモードまたはPDモードが、電圧 V_a 、 V_b の関係に応じて、効率優先モードに選択される。しかしながら、これらの効率優先モードでは、いずれかの直流電源においてSOCおよび／または出力電

力が電源制約値に達しても、当該直流電源を保護することができない。したがって、動作モード修正部170は、いずれかの直流電源においてSOCおよび／または出力電力が電源制約値に達した場合には、PBモードを選択するようにモード選択指示信号MD*を生成する。上述のように、この際には、電圧指令値VH*は、少なくとも、 $\max(Va, Vb)$ よりも高く設定される。

[0399] 電圧範囲VR2では、トータル損失Ptlの評価に従って、効率優先モードが選択される。そして、aBモードの選択時に直流電源10aのSOCおよび／または出力電力が電源制約値に達した場合、または、bBモードの選択時に直流電源10bのSOCおよび／または出力電力が電源制約値に達した場合には、動作モード修正部170は、PBモードを選択するようにモード選択指示信号MD*を生成する。

[0400] このように、実施の形態3に従う電源システム5#においても、主に負荷30の動作状態に応じてトータル損失Ptlが最小となるように動作モードを選択することを基本とした上で、直流電源のSOCおよび／または出力電力が制約値に達した場合には、当該直流電源のさらなる充放電を回避するように動作モードを修正することができる。この結果、システム全体の効率向上と、各直流電源の過充電および過放電からの保護性とを両立するように、電力変換器50#の動作モードを適切に選択することができる。

[0401] なお、本実施の形態では、2個の直流電源10a、10bと、共通の電力線20との間でDC／DC変換を実行する電力変換器50、50#を例示したが、3個以上の直流電源が設けられる構成に対しても、同様に動作モード選択を制御することが可能である。たとえば、n個($n \geq 3$)の直流電源のそれぞれに対応して昇圧チョッパ回路を並列に設けるように電力変換器50#を拡張することができる。特に、実施の形態2で説明した制御構成(図38および図39)についても、n個($n \geq 3$)の直流電源間での電力分配比を設定するとともに、(n-1)個の直流電源に対してはリミッタ260(図39)によるのと同等の電力指令値の制限を実行することができる。この

ときの残りの1個の直流電源に対する電力保護は、リミッタ230（図39）および負荷電力のリミッタ（図示せず）による総電力指令値 P_H^* の制限によって間接的に担保されることになる。また、電力変換器50#の構成については、並列配置されるコンバータについて、例示した昇圧チョップのみならず、少なくとも1つの直流電源に対して昇圧チョップに代えて昇降圧コンバータを適用することも可能である。

[0402] さらに、負荷30は、直流電圧 V_H によって動作する機器であれば、任意の機器によって構成できる点について確認的に記載する。すなわち、本実施の形態では、電動車両の走行用電動機を含むように負荷30が構成される例を説明したが、本発明の適用はこのような場合に限定されるものではない。

[0403] 今回開示された実施の形態はすべての点で例示であって制限的なものではないと考えられるべきである。本発明の範囲は上記した説明ではなくて請求の範囲によって示され、請求の範囲と均等の意味および範囲内でのすべての変更が含まれることが意図される。

符号の説明

[0404] 5, 5# 電源システム、6, 7 昇圧チョップ回路、10a, 10b 直流電源、15 配線、20 電力線、21 接地配線、30 負荷、32 インバータ、35 モータジェネレータ、36 動力伝達ギヤ、37 駆動輪、40 制御装置、50, 50# 電力変換器、101, 102 動作点、110, 120 動作領域、111~113 特性線、150 動作モード制御部、160 動作モード選択部、161, 165 負荷損失推定部、162~164, 166, 167 コンバータ損失推定部、168 損失比較部、170 動作モード修正部、171a, 171b 内部抵抗推定部、172~174, 176, 177 電源損失推定部、190 $V_H r_q$ 設定部、200 電圧制御部、210, 304, 314 偏差演算部、220, 306, 316 制御演算部、230, 230, 260, 260 リミッタ、240 電力分配部、250 循環電力加算部、270 減算部、290 パワー管理部、300, 310 電流制御部、302, 312 電流指

令生成部、308, 318 加算部、350, 351, 360, 361, 370~374 電流経路、400 PWM制御部、410 キャリア波発生部、CH 平滑コンデンサ、CW, CWa, CWb キャリア波、D1~D8 逆並列ダイオード、Da, Db, Dc デューティ比、Dfba, Dfbb FB制御量、Dffa, Dffb FF制御量、Ia, Ib 電流（直流電源）、Ia*, Ib* 電流指令値、L1, L2 リアクトル、MD モード選択指示信号、MD1 モード選択信号、N1~N3 ノード、PH 総電力、PH* 総電力指令値、PHmax, Pamax, Pbmax 電力上限値（放電）、PHmin, Pamin, Pbmin 電力下限値（充電）、PL 負荷電力、Pa, Pb 出力電力（直流電源）、Plcv コンバータ損失、Plld 負荷損失、Pr 循環電力値、Ptl トータル損失、S1~S8 スwitchング素子、SDa, SDb, SDc 制御パルス信号、SG1~SG8 制御信号（スイッチング素子）、Ta, Tb 温度（直流電源）、VH 出力電圧、VH* 電圧指令値（出力電圧）、VHmax 上限電圧（出力電圧）、VHrq 負荷要求電圧、VR1~VR3 電圧範囲、Va, Vb 電圧（直流電源）、k 電力分配比。

請求の範囲

[請求項1]

電源システムであって、
負荷と、
前記負荷に接続された電力線と、
複数の直流電源と、
前記複数の直流電源および前記電力線の間接続された電力変換器と、
前記電力変換器の動作を制御するための制御装置とを備え、
前記電力変換器は、複数のスイッチング素子を含み、かつ、前記複数の直流電源と前記電力線との間での電力変換の態様が異なる複数の動作モードのうちの1つの動作モードを適用されて動作するように構成され、
前記制御装置は、
前記負荷の動作状態に応じて、前記電力変換器が前記電力線に出力する出力電圧についての要求電圧を設定するための要求電圧設定部と、
前記複数の動作モードのうちの前記要求電圧以上の出力電圧を前記電力変換器が出力可能である動作モード群のうちから、前記電源システムの電力損失が最小となる第1の動作モードを選択するための動作モード選択部と、
前記複数の直流電源のうちのいずれかの直流電源のSOCおよび入出力電力の少なくとも一方が制約値に達している場合に、前記動作モード群のうちから、前記第1の動作モードに代えて、前記複数の直流電源の間での電力配分を制御可能である第2の動作モードを選択するための動作モード修正部とを含む、電源システム。

[請求項2]

前記動作モード修正部が前記第2の動作モードを選択した場合における前記第1の動作モードは、前記複数の直流電源の間での電力配分を任意には制御できない動作モードである、請求項1記載の電源シス

テム。

[請求項3] 前記第1の動作モードは、前記複数の動作モードのうちの、前記複数のスイッチング素子のオンオフ制御によって、前記複数の直流電源のうちの1つの直流電源と前記電力線との間で直流電圧変換を実行するとともにその他の直流電源が前記電力線から電氣的に切り離された状態を維持する動作モードを含み、

前記第2の動作モードは、前記複数の動作モードのうちの、前記複数のスイッチング素子のオンオフ制御によって、前記複数の直流電源のうちの複数個の直流電源が前記電力線との間で並列に直流電圧変換を実行する動作モードを含む、請求項1または2に記載の電源システム。

[請求項4] 前記複数の直流電源は、第1および第2の直流電源によって構成され、

前記電力線は、高電圧側の第1の電力線および低電圧側の第2の電力線を含み、

前記複数のスイッチング素子は、

第1のノードおよび前記第1の電力線の上に電氣的に接続された第1のスイッチング素子と、

第2のノードおよび前記第1のノードの上に電氣的に接続された第2のスイッチング素子と、

前記第2の直流電源の負極端子と電氣的に接続された第3のノードおよび前記第2のノードの上に電氣的に接続された第3のスイッチング素子と、

前記第3のノードおよび前記第1の直流電源の負極端子と電氣的に接続された前記第2の電力線の上に電氣的に接続された第4のスイッチング素子とを含み、

前記電力変換器は、

前記第2のノードおよび前記第2の電力線の上に前記第1の直流電

源と直列に電氣的に接続された第1のリアクトルと、

前記第1のノードおよび前記第3のノードの間に前記第2の直流電源と直列に電氣的に接続された第2のリアクトルとをさらに含む、請求項1記載の電源システム。

[請求項5]

前記複数の動作モードは、

前記第1から第4のスイッチング素子のオンオフ制御によって、前記第1および第2の直流電源が前記第1および第2の電力線との間で並列に直流電圧変換を実行する第1のモードと、

前記第3のスイッチング素子をオン固定するとともに前記第1、第2および第4のスイッチング素子をオンオフ制御することによって、前記第1および前記第2の直流電源が直列接続された状態で前記第1および第2の電力線との間で直流電圧変換を実行する第2のモードとを含み、

前記要求電圧が前記第1および第2の直流電源の出力電圧の和よりも高いときに、前記第1の動作モードは、前記第2のモードであり、前記第2の動作モードは、前記第1のモードである、請求項4記載の電源システム。

[請求項6]

前記複数の動作モードは、

前記第1から第4のスイッチング素子のオンオフ制御によって、前記第1および第2の直流電源が前記第1および第2の電力線との間で並列に直流電圧変換を実行する第1のモードと、

前記第3のスイッチング素子をオン固定するとともに前記第1、第2および第4のスイッチング素子をオンオフ制御することによって、前記第1および第2の直流電源が直列接続された状態で前記第1および前記第2の電力線との間で直流電圧変換を実行する第2のモードと、

前記第1から第4のスイッチング素子のオンオフを固定して、前記第1および第2の電力線に対して前記第1および第2の直流電源が直

列に接続された状態を維持する第3のモードとを含み、

前記要求電圧が前記第1および第2の直流電源の出力電圧の和以下のときに、前記第1の動作モードは、前記第3のモードであり、前記第2の動作モードは、前記第1のモードである、請求項4記載の電源システム。

[請求項7] 前記複数の動作モードは、

前記第1から第4のスイッチング素子のオンオフ制御によって、前記第1および第2の直流電源の一方の直流電源と前記電力線との間で直流電圧変換を実行する第4のモードをさらに含み、

前記要求電圧が前記第1および第2の直流電源の出力電圧の高い方の電圧よりも高いときに、前記第1の動作モードは、前記第4のモードであり、前記第2の動作モードは、前記第1のモードである、請求項6に記載の電源システム。

[請求項8] 前記複数の動作モードは、

前記第1から第4のスイッチング素子のオンオフを固定して、前記第1および第2の直流電源の一方が前記第1および第2の電力線に電氣的に接続される一方で、前記第1および第2の直流電源の他方が前記第1および第2の電力線から電氣的に切り離された状態を維持する第5のモードと、

前記第1から第4のスイッチング素子のオンオフを固定して、前記第1および第2の電力線に対して前記第1および第2の直流電源が並列に接続された状態を維持する第6のモードとをさらに含み、

前記要求電圧が前記第1および第2の直流電源の出力電圧の高い方の電圧よりも低いときに、前記第1の動作モードは、前記第5または第6のモードであり、前記第2の動作モードは、前記第1のモードである、請求項7記載の電源システム。

[請求項9] 前記制御装置は、

前記第1の直流電源からの出力を制御するための第1のデューティ

比および前記第2の直流電源からの出力を制御するための第2のデューティ比を演算するとともに、

第1のキャリア波および前記第1のデューティ比の比較、ならびに、第2のキャリア波および前記第2のデューティ比の比較によるパルス幅変調に従ってそれぞれ得られた第1および第2の制御パルス信号に基づいて、前記第1から第4のスイッチング素子のオンオフ制御信号を生成し、

前記第1のキャリア波と前記第2のキャリア波との位相差は、前記第1の制御パルス信号のパルスの遷移タイミングと前記第2の制御パルス信号のパルスの遷移タイミングとを合わせるように、前記第1および第2のデューティ比に応じて可変に制御される、請求項5～7のいずれか1項に記載の電源システム。

[請求項10]

前記電源システムは、車両駆動力を発生するためのエンジンおよび電動機を備えたハイブリッド自動車に搭載され、

前記ハイブリッド自動車は、前記複数の直流電源の蓄積エネルギーの使用効率を最優先する所定の運転モードをユーザが選択できるように構成され、

前記負荷は、前記電力線に対して電氣的に接続された前記電動機を含み、

前記制御装置は、前記動作モード選択部によって前記第2のモードが前記第1の動作モードに選択されており、かつ、前記所定の運転モードが選択されている場合に、前記複数の直流電源のうちのいずれかの直流電源の入出力電力が制約値に達したときには、前記第1の動作モードの選択を維持するとともに、各前記直流電源の入出力電力が前記制約値よりも小さくなるように前記電動機の出力を制限する、請求項5に記載の電源システム。

[請求項11]

前記電源システムは、車両駆動力を発生するためのエンジンおよび電動機を備えたハイブリッド自動車に搭載され、

前記ハイブリッド自動車は、前記複数の直流電源の蓄積エネルギーの使用効率を最優先する所定の運転モードをユーザが選択できるように構成され、

前記負荷は、前記電力線に対して電氣的に接続された前記電動機を含み、

前記制御装置は、前記動作モード選択部によって前記第3のモードが前記第1の動作モードに選択されており、かつ、前記所定の運転モードが選択されている場合において、前記複数の直流電源のうちのいずれかの直流電源の入出力電力が制約値に達したときに、前記第1の動作モードの選択を維持するとともに、各前記直流電源の入出力電力が前記制約値よりも小さくなるように前記電動機の実出力を制限する、請求項6記載の電源システム。

[請求項12]

前記動作モード修正部は、前記第2の動作モードの選択中に、各前記直流電源の前記SOCおよび前記入出力電力が前記制約値よりも小さくなると、前記第2の動作モードに代えて第1の動作モードを適用したときの各前記直流電源の入出力電力の予測値を算出するとともに、各前記直流電源の前記予測値が前記制約値に達していないときには、前記第1の動作モードへの復帰を指示する一方で、前記複数の直流電源のいずれかにおいて前記予測値が前記制約値に達しているときには、前記第2の動作モードの選択を維持するように構成される、請求項1、2および4～8のいずれか1項に記載の電源システム。

[請求項13]

前記制御装置は、前記複数の直流電源のうちのいずれかの直流電源のSOCが前記制約値に達したことにより前記動作モード修正部によって第2の動作モードが選択されている場合に、SOCが前記制約値に達した当該直流電源を除く他の直流電源からの出力電力の和を、前記負荷の要求電力よりも高くすることによって当該直流電源を充電するように前記電力変換器を制御する、請求項1、2および4～8のいずれか1項に記載の電源システム。

[請求項14]

前記制御装置は、

前記電力線の電圧検出値と電圧指令値との偏差に基づいて、前記第1および第2の直流電源全体から電力線への全体入出力電力を算出し、

前記動作モードの変更に応じて前記第1および第2の直流電源間での電力分配比を切替えるとともに、前記全体入出力電力および前記電力分配比に従って、前記第1の直流電源の第1の電力指令値および前記第2の直流電源の第2の電力指令値を設定し、

前記第1の電力指令値を前記第1の直流電源の出力電圧で除算した第1の電流指令値に対する前記第1の直流電源の電流検出値の偏差に基づいて、前記第1の直流電源からの出力を制御するための第1のデューティ比を演算し、

前記第2の電力指令値を前記第2の直流電源の出力電圧で除算した第2の電流指令値に対する前記第2の直流電源の電流検出値の偏差に基づいて、前記第2の直流電源からの出力を制御するための第2のデューティ比を演算し、

第1のキャリア波および前記第1のデューティ比の比較、ならびに、第2のキャリア波および前記第2のデューティ比の比較によるパルス幅変調制御に従ってそれぞれ得られた第1および第2の制御パルス信号に基づいて、前記第1から第4のスイッチング素子のオンオフ制御信号を生成する、請求項5または6に記載の電源システム。

[請求項15]

前記電力分配比は、前記第1のモードでは前記第1および第2の直流電源の動作状態に応じて可変に設定される一方で、前記第2のモードでは前記第1および第2の直流電源の電圧に基づく比率に固定される、請求項14に記載の電源システム。

[請求項16]

前記制御装置は、

前記第1のモードでは、前記第1および第2の直流電源について、前記第1の電流指令値に基づく電流フィードバック制御によって第1

および第2のデューティ比を演算し、

前記第2のモードでは、前記第1および第2の直流電源の一方の直流電源において前記第2の電流指令値に基づく電流フィードバック制御を実行する一方で、前記第1および第2の直流電源の他方では前記電流フィードバック制御を非実行として当該直流電源の出力電圧および前記電圧指令値に基づくフィードフォワード制御を実行することによって、前記第1および第2のデューティ比を演算し、かつ、

前記第1および第2のモードの各々において、前記第1のデューティ比および第1のキャリア波の比較によって得られる第1の制御パルス信号と、前記第2のデューティ比および第2のキャリア波の比較によって得られる第2の制御パルス信号とに基づいて前記第1から第4のスイッチング素子の前記オンオフ制御信号を生成し、

前記第1および第2のモードの各々において、前記第1のキャリア波と前記第2のキャリア波との位相差は、前記第1の制御パルス信号のパルスの遷移タイミングと前記第2の制御パルス信号のパルスの遷移タイミングとを合わせるように、演算された前記第1および第2のデューティ比に応じて可変に制御される、請求項14記載の電源システム。

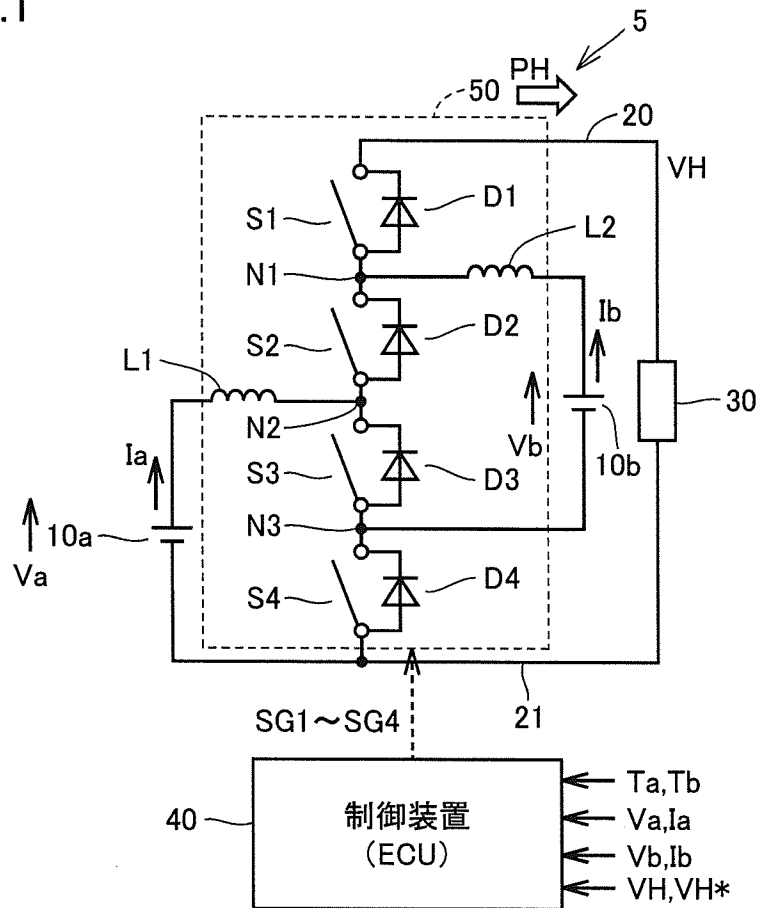
[請求項17]

前記制御装置は、前記第1のモードにおいて、前記第1の直流電源および前記第2の直流電源の間での充放電する循環電力値をさらに設定し、かつ、

前記全体入出力電力および前記電力分配比と前記循環電力値とに従って、前記第1の電力指令値を、前記第1の直流電源の動作状態に応じて設定された電力範囲内に制限するとともに、前記全体入出力電力から前記第1の電力指令値を減算することによって前記第2の電力指令値を設定する、請求項14記載の電源システム。

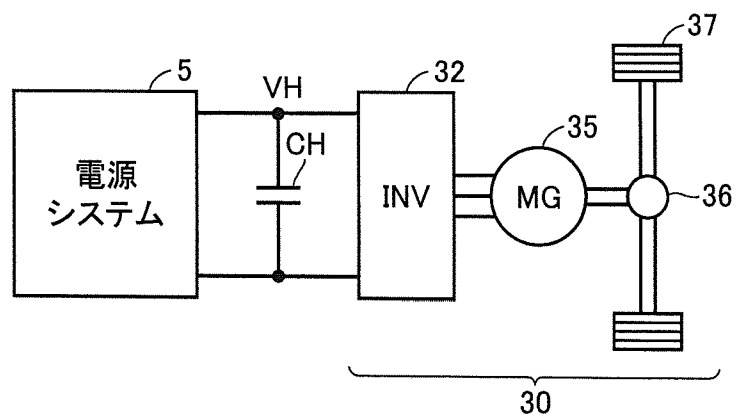
[図1]

FIG.1



[図2]

FIG.2



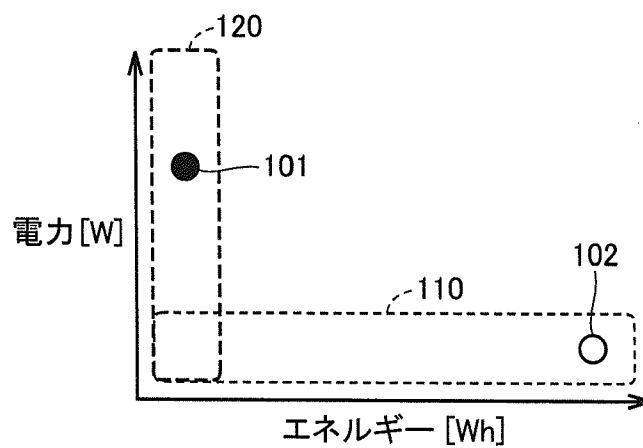
[図3]

FIG.3

動作モード	使用電源	出力電圧	S1	S2	S3	S4
PB	10aおよび10b (並列)	$V_H \rightarrow V_{H^*}$	PWM制御			
SB	10aおよび10b (直列)	$V_H \rightarrow V_{H^*}$	PWM制御			
aB	10aのみ	$V_H \rightarrow V_{H^*}$	PWM制御			
bB	10bのみ	$V_H \rightarrow V_{H^*}$	PWM制御			
PD	10aおよび10b	$V_H = V_a = V_b$	オン	オン	オフ	オン
SD	10aおよび10b	$V_H = V_a + V_b$	オン	オフ	オン	オフ
aD	10aのみ	$V_H = V_a$ ($V_a > V_b$)	オン	オン	オフ	オフ
bD	10bのみ	$V_H = V_b$ ($V_b > V_a$)	オン	オフ	オフ	オン

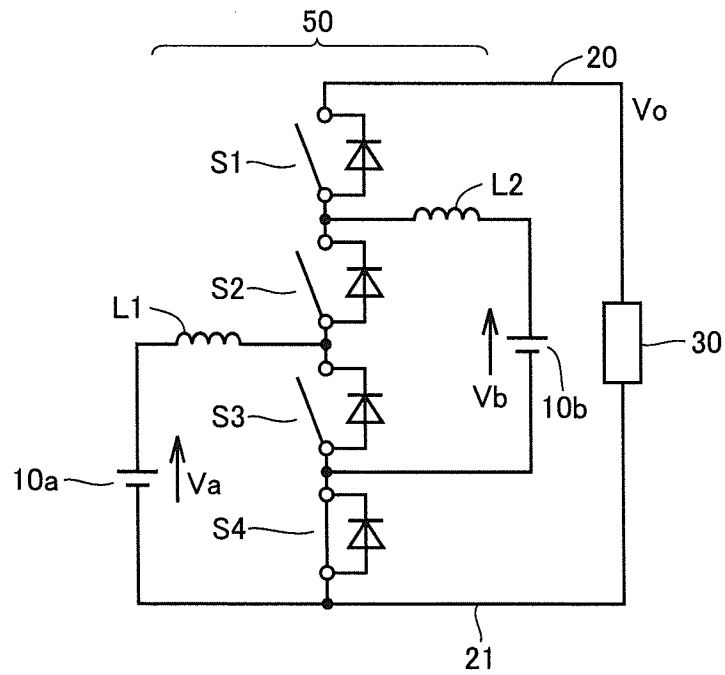
[図4]

FIG.4



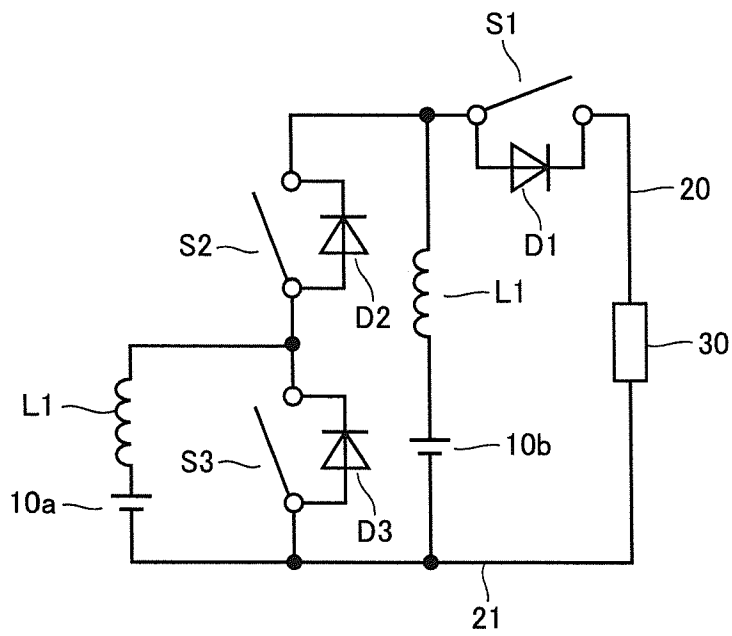
[図5A]

FIG.5A



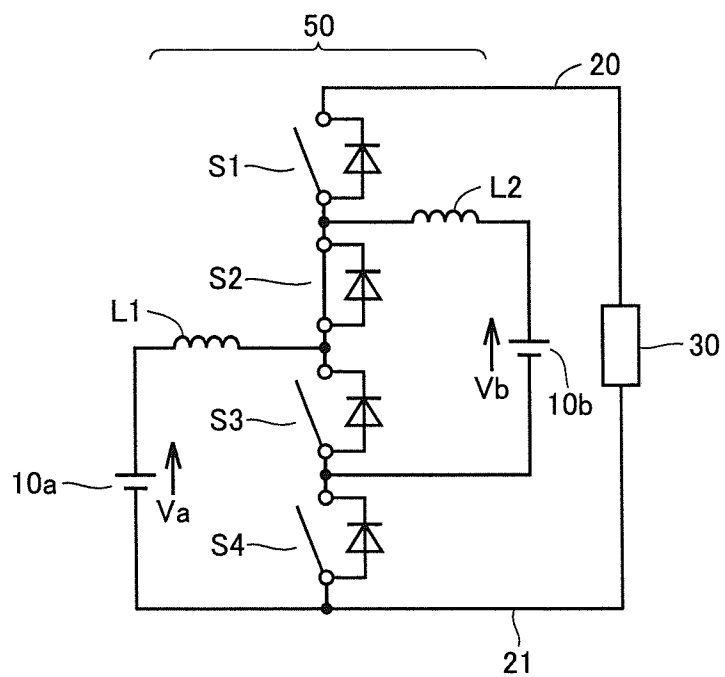
[図5B]

FIG.5B



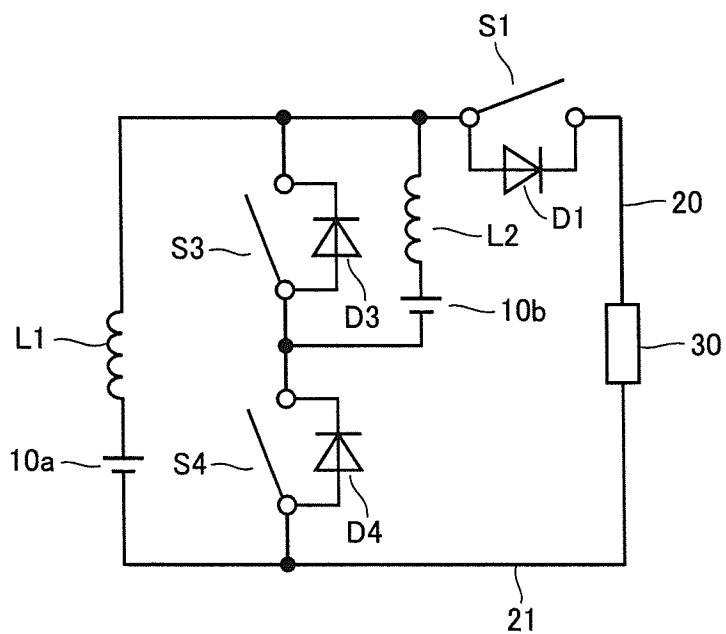
[図6A]

FIG.6A



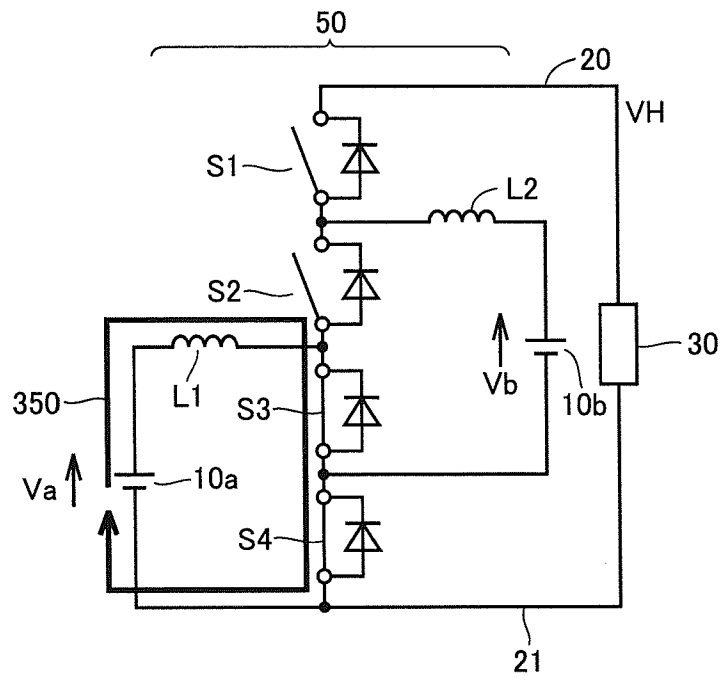
[図6B]

FIG.6B



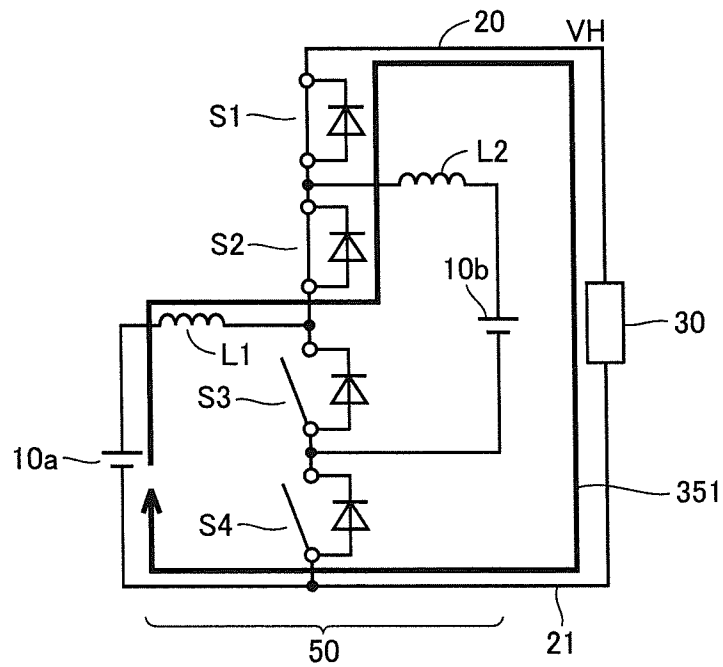
[図7A]

FIG.7A



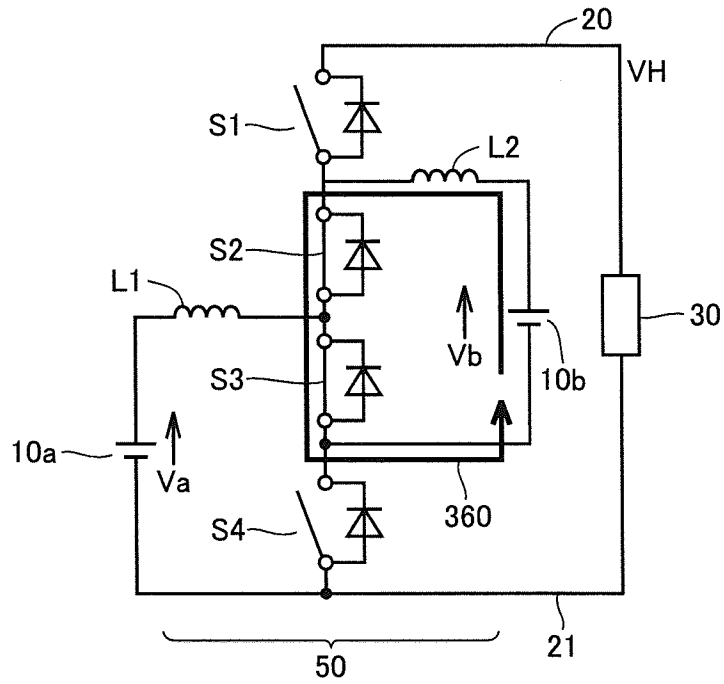
[図7B]

FIG.7B



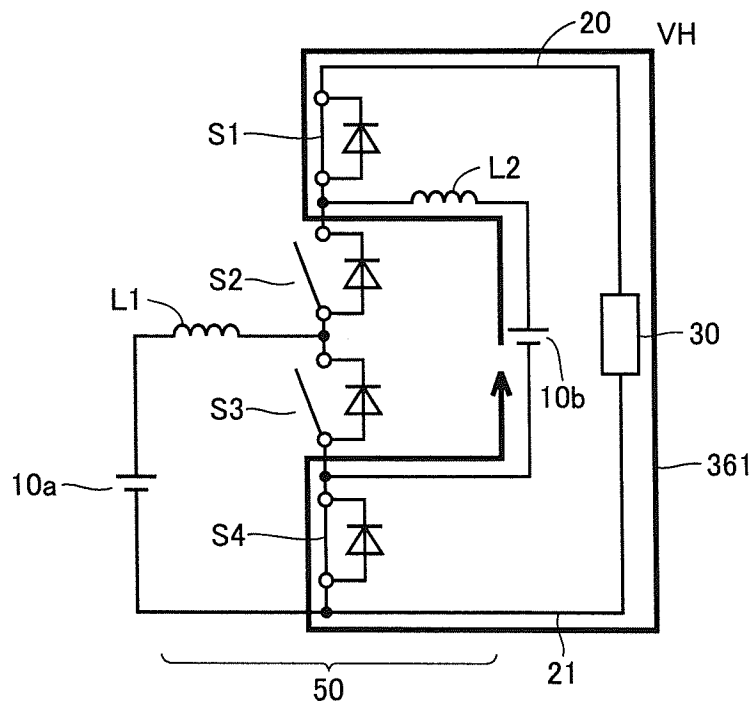
[図8A]

FIG.8A



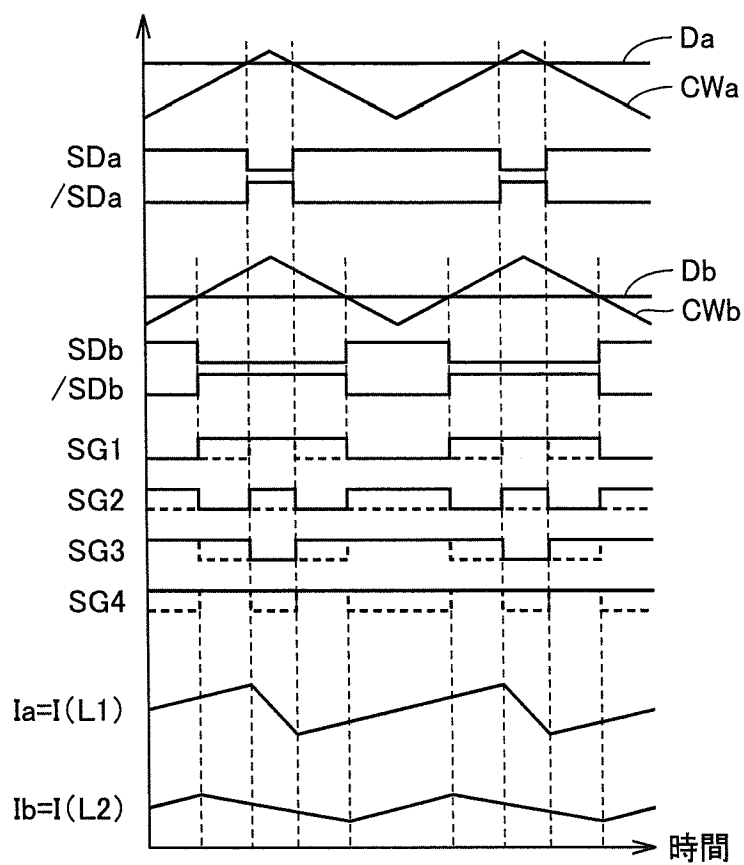
[図8B]

FIG.8B



[図9]

FIG.9



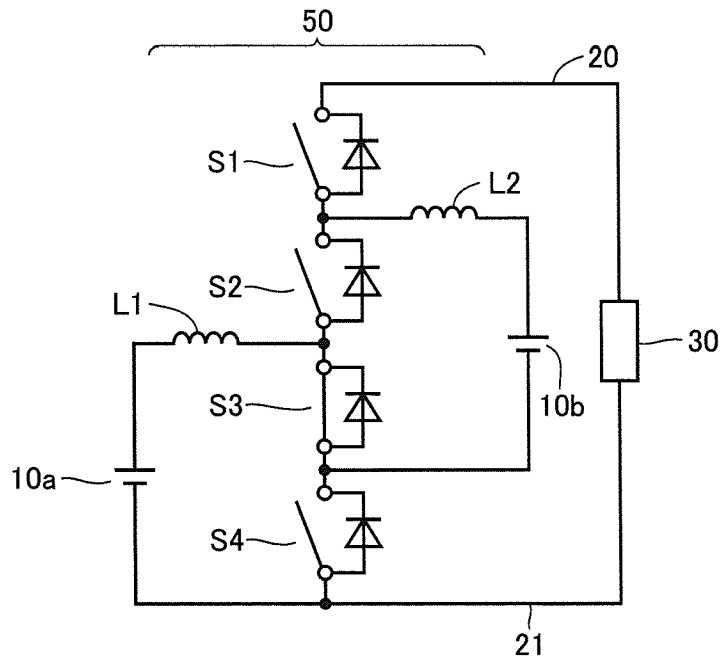
[図10]

FIG.10

	演算式
SG1	/SDa or /SDb
SG2	/SDa or SDb
SG3	SDa or SDb
SG4	SDa or /SDb

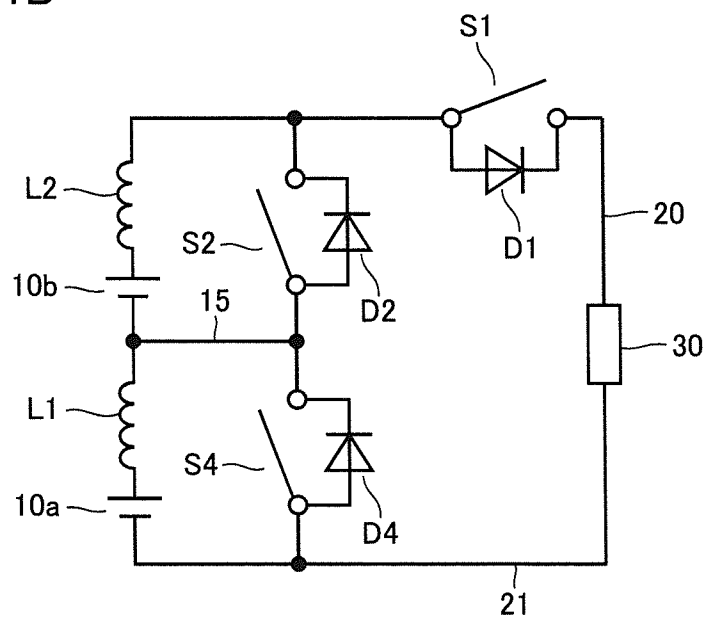
[図11A]

FIG.11A



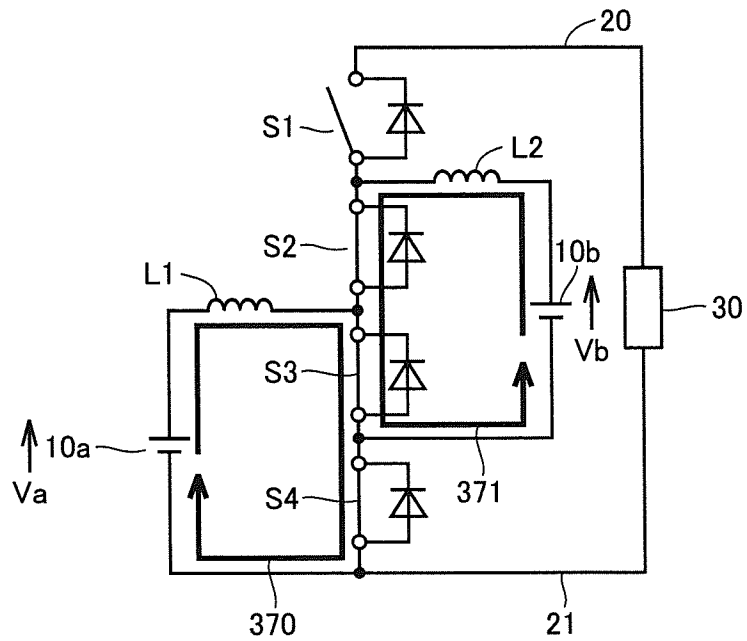
[図11B]

FIG.11B



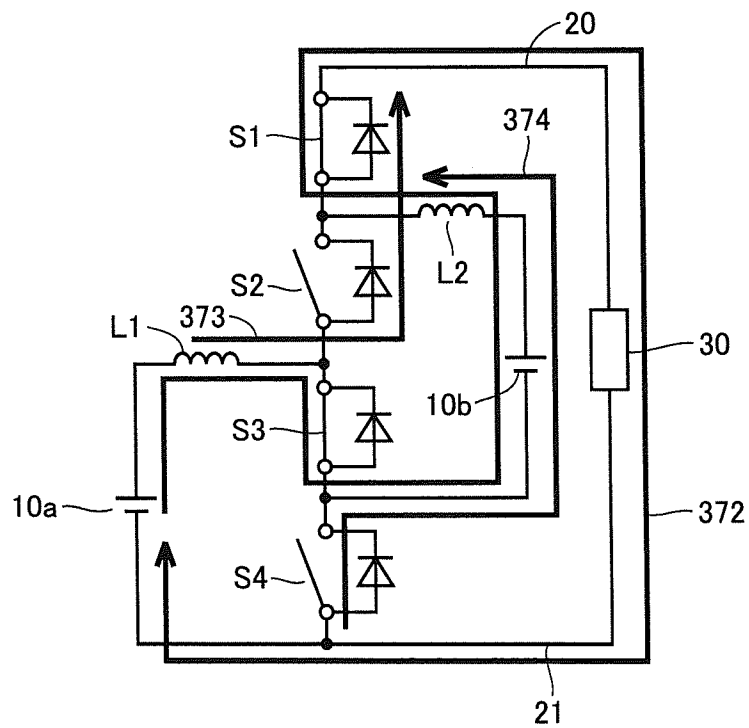
[図12A]

FIG.12A



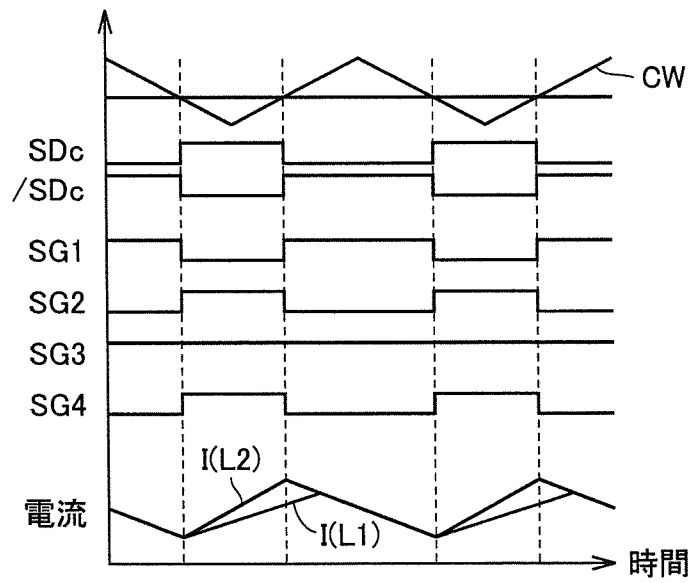
[図12B]

FIG.12B



[図13]

FIG.13



[図14]

FIG.14

	演算式
SG1	/SDc
SG2	SDc
SG3	H固定
SG4	SDc

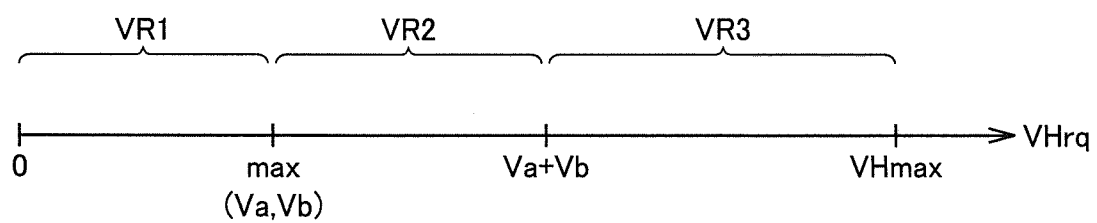
[図15]

FIG.15

動作モード	電力分配比k	VH可能範囲
PB	制御可能	$\max(Va, Vb) \sim VH_{\max}$
SB	$\frac{Va}{Va+Vb}$	$Va+Vb \sim VH_{\max}$
aB	1.0	$\max(Va, Vb) \sim VH_{\max}$
bB	0	$\max(Va, Vb) \sim VH_{\max}$
PD	$\frac{Rb}{Ra+Rb}$	$=Va(=Vb)$
SD	$\frac{Va}{Va+Vb}$	$=Va+Vb$
aD	1.0	$=Va$
bD	0	$=Vb$

[図16]

FIG.16



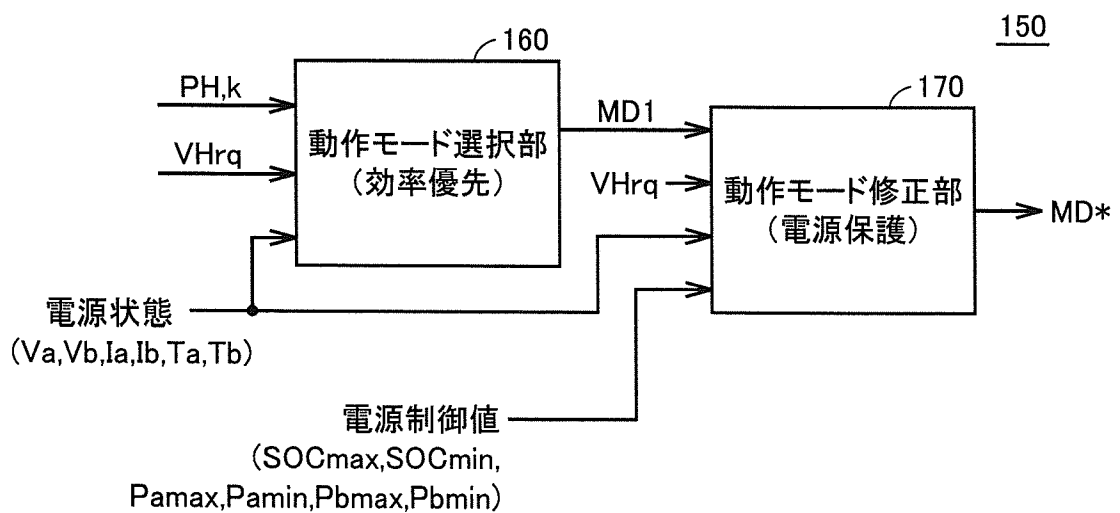
[図17]

FIG.17

電圧範囲	VR1	VR2	VR3
適用可能な 動作モード群	aD,bD,PD ($V_a > V_b \rightarrow aD$ のみ) ($V_b > V_a \rightarrow bD$ のみ)	aB bB PB SD	PB SB aB bB
MD1	PD ($V_a = V_b$)	トータル 損失評価 (図19)	SBまたは トータル 損失評価 (図50)

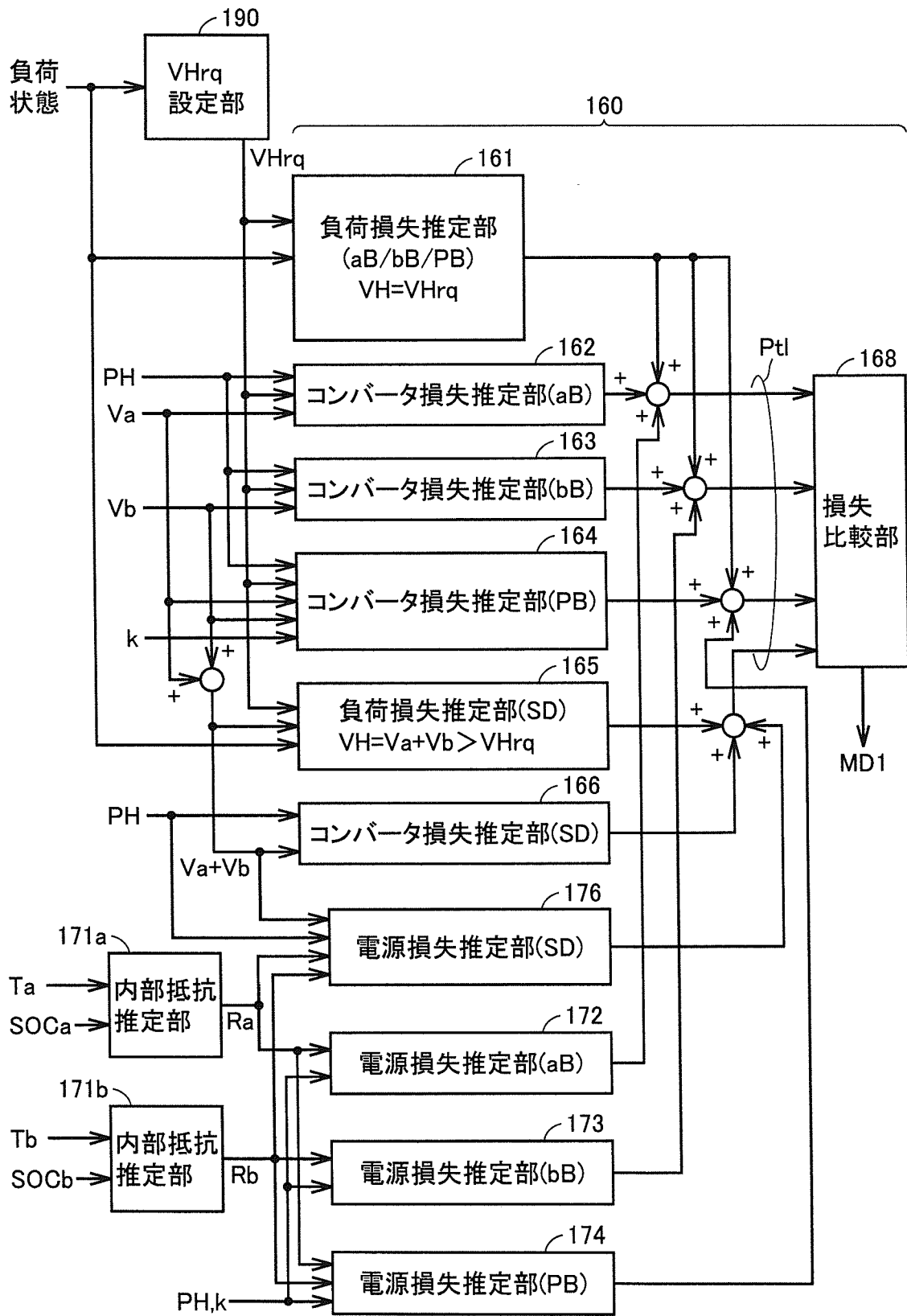
[図18]

FIG.18



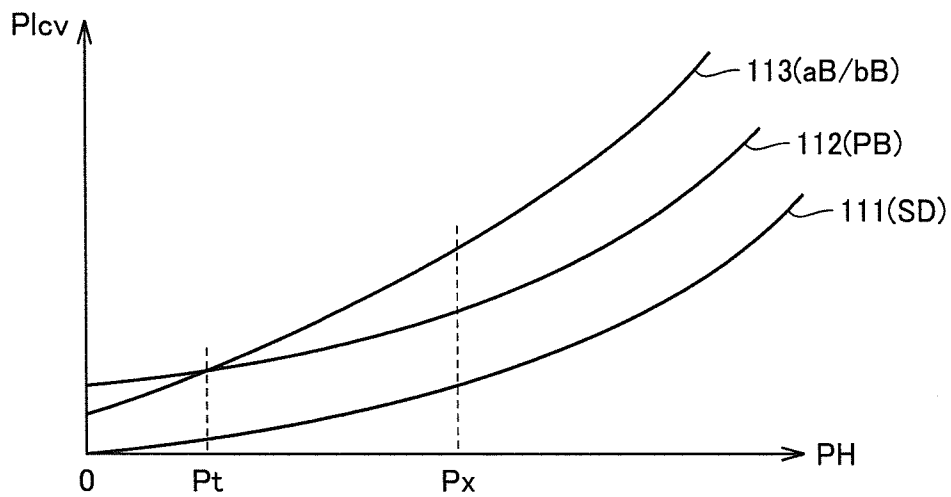
[図19]

FIG.19



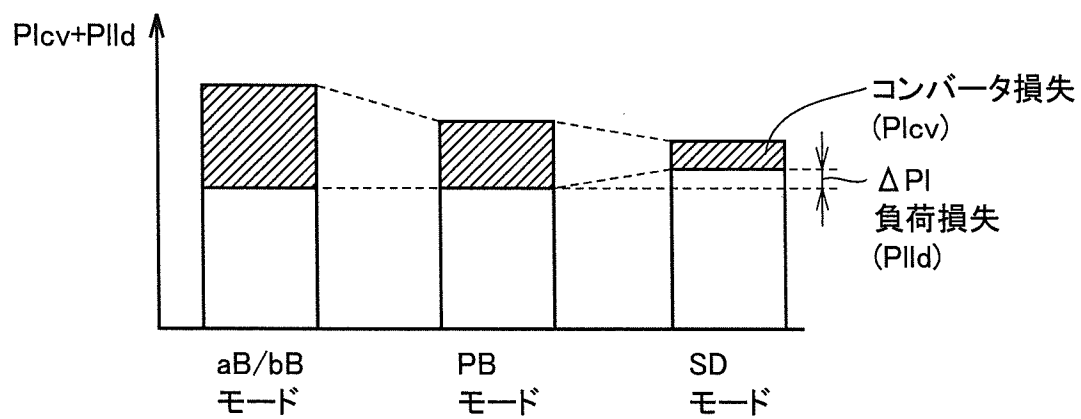
[図20]

FIG.20



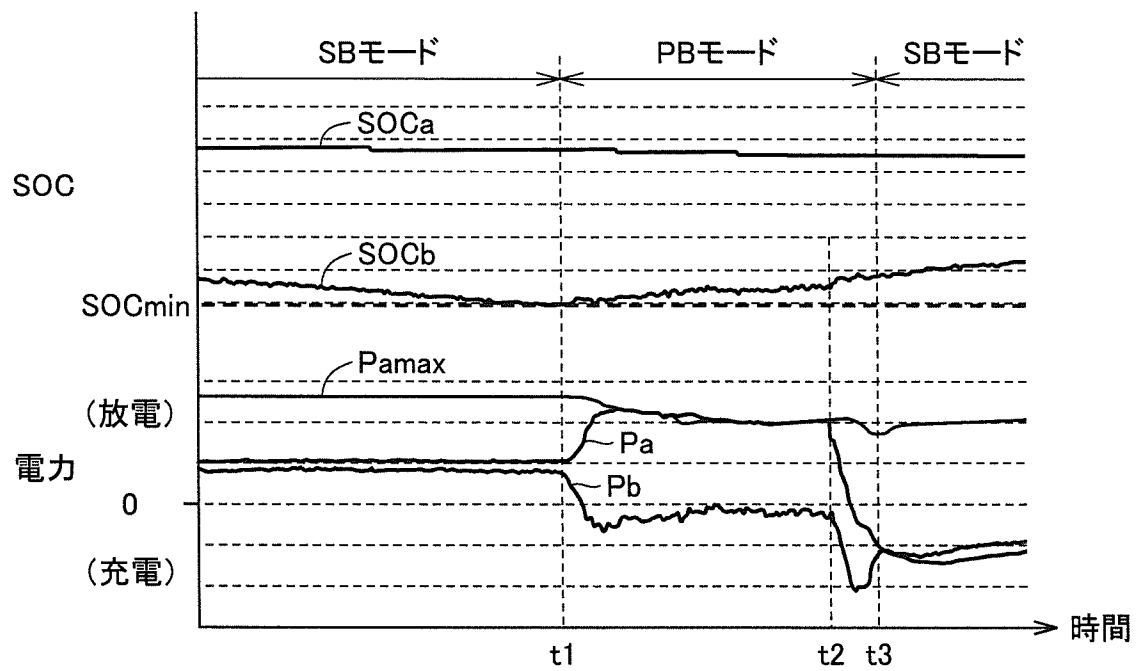
[図21]

FIG.21



[図22]

FIG.22



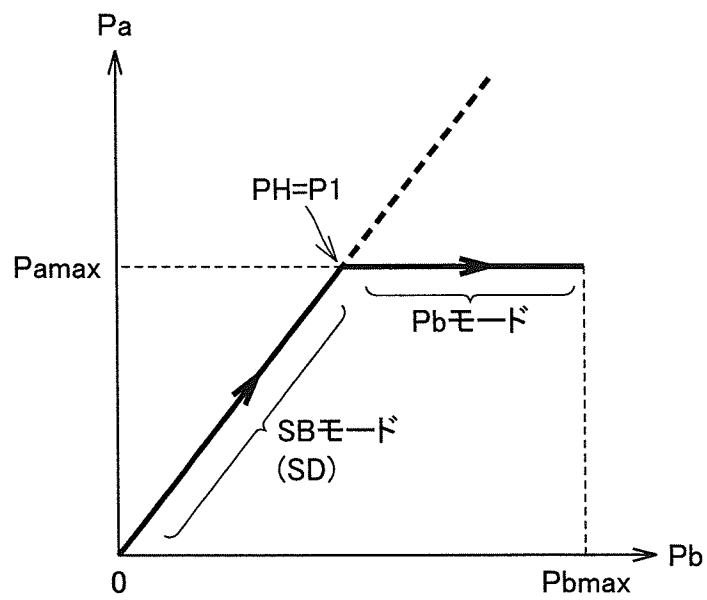
[図23]

FIG.23

電圧範囲	MD1	MD*
VR1	aD,bD,PD → PB	
VR2	aB,bB → PB	
	SD → PB	
VR3	SB → PB	

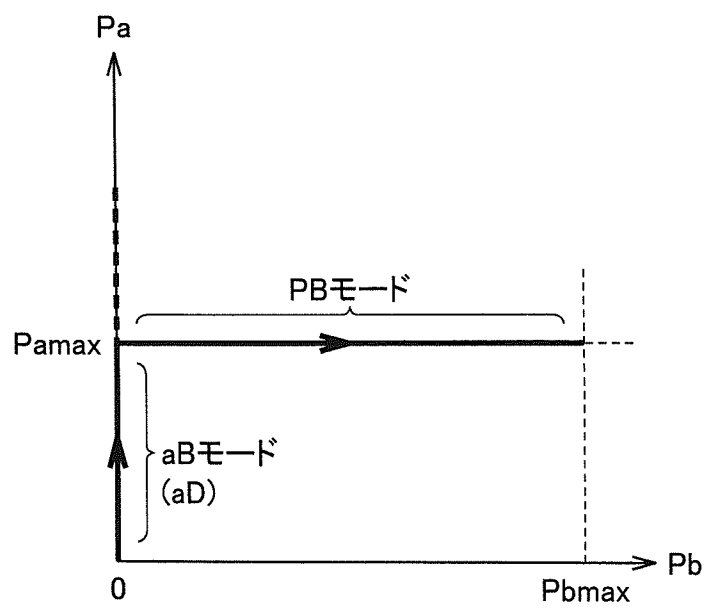
[図24]

FIG.24



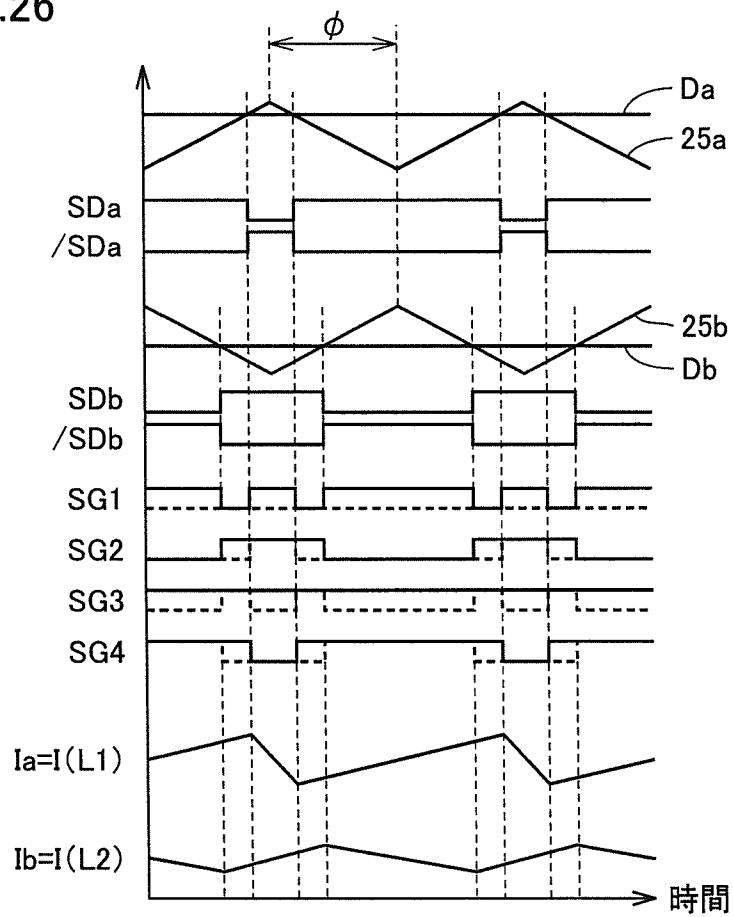
[図25]

FIG.25



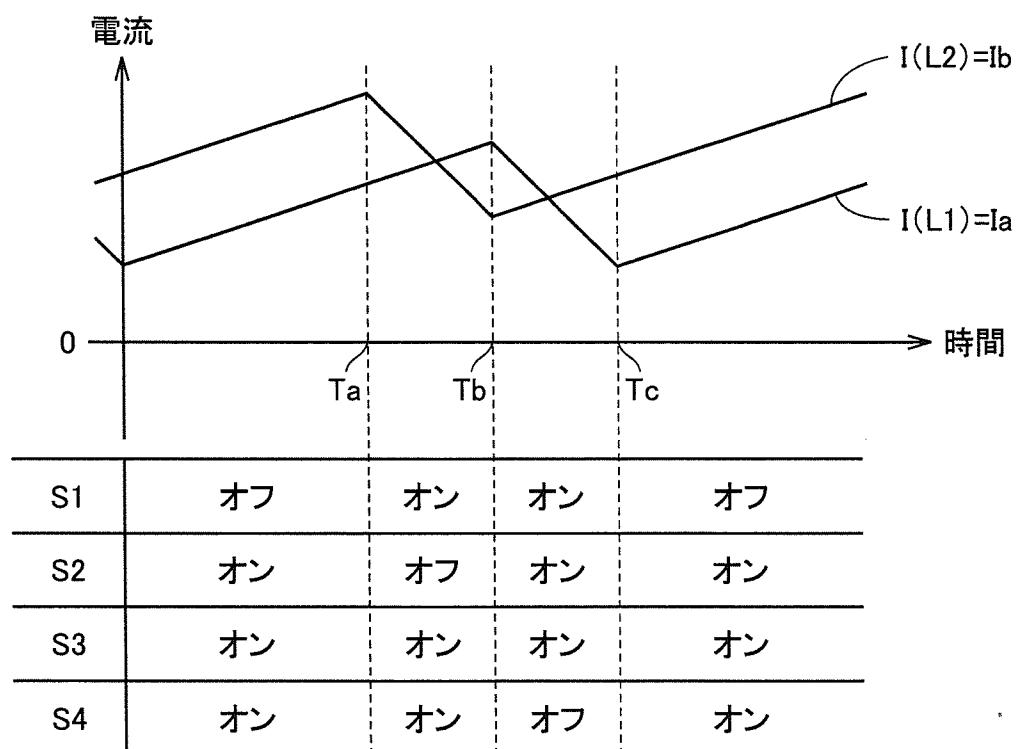
[図26]

FIG.26

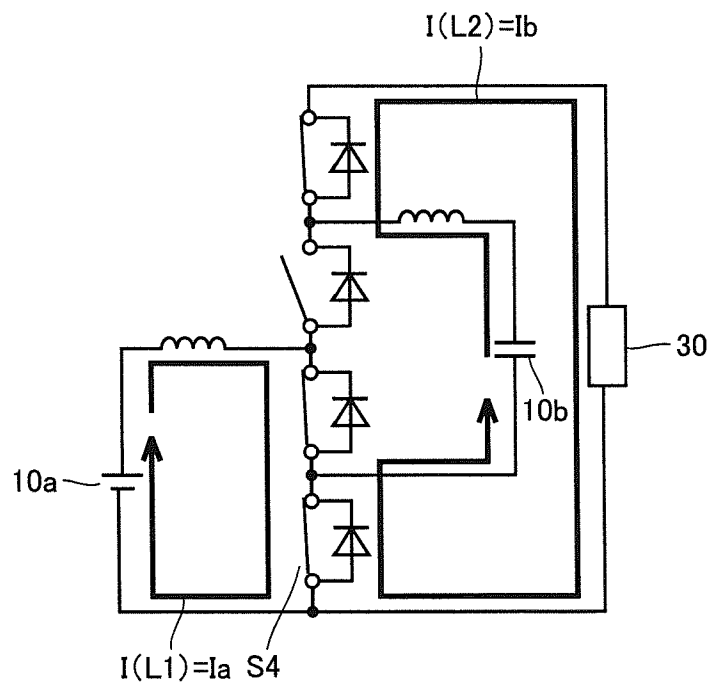


[図27]

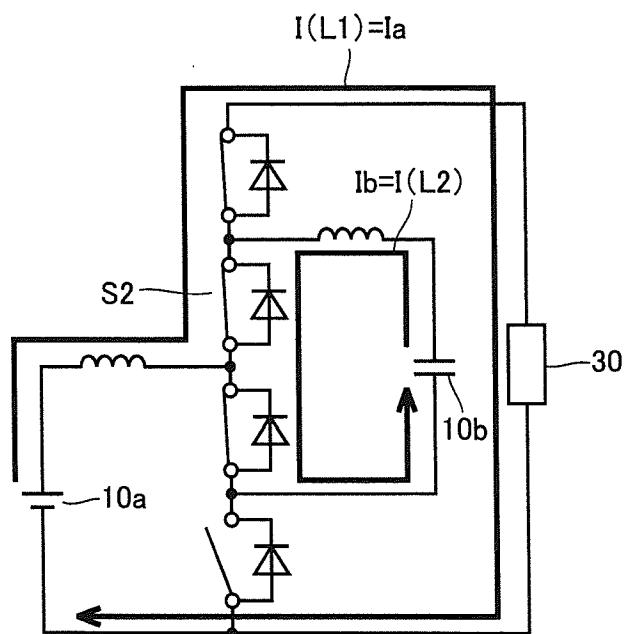
FIG.27



[図28A]
FIG.28A

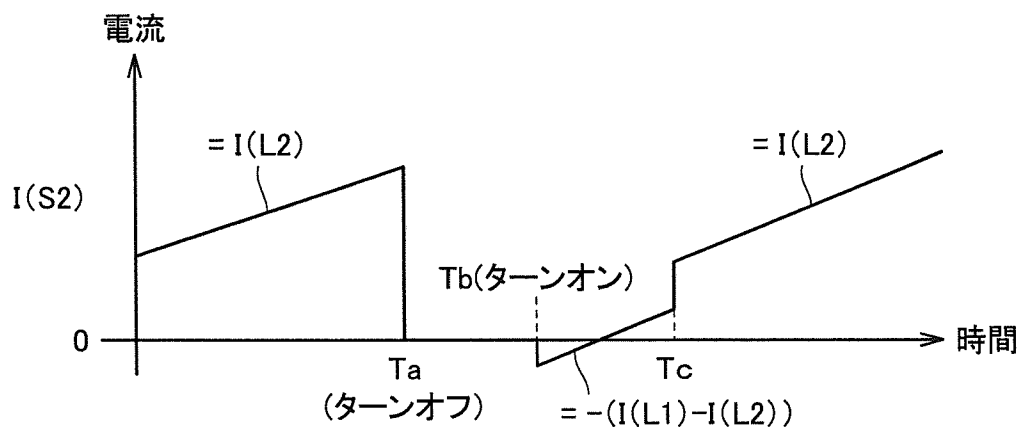


[図28B]
FIG.28B



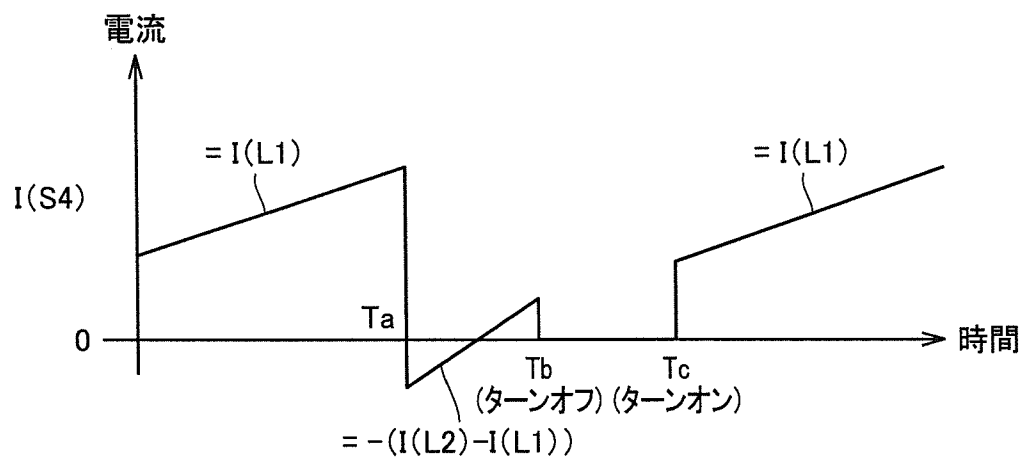
[図29A]

FIG.29A



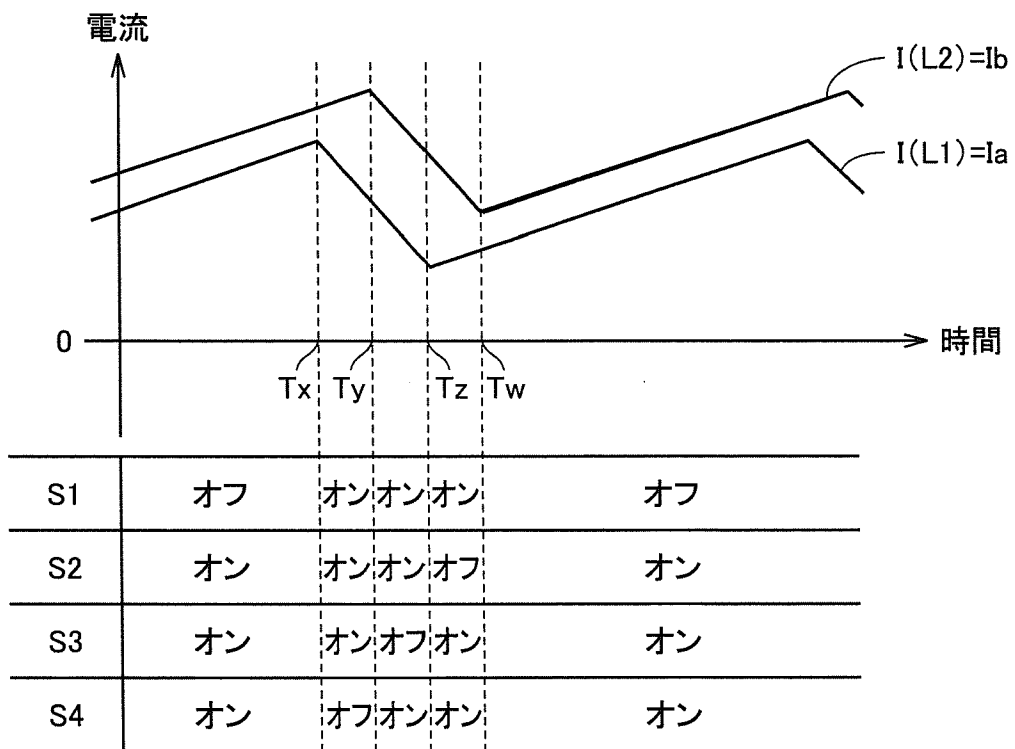
[図29B]

FIG.29B



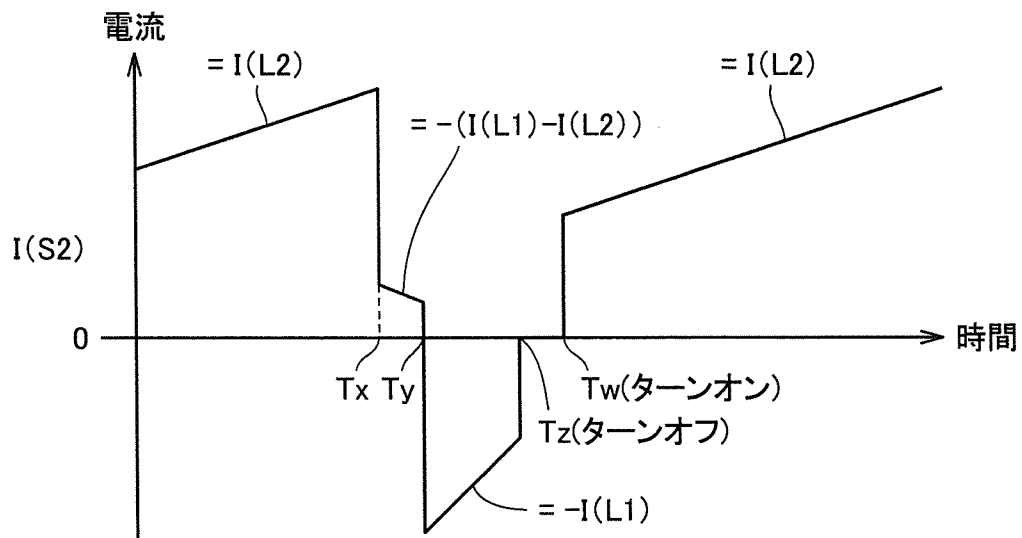
[図30]

FIG.30



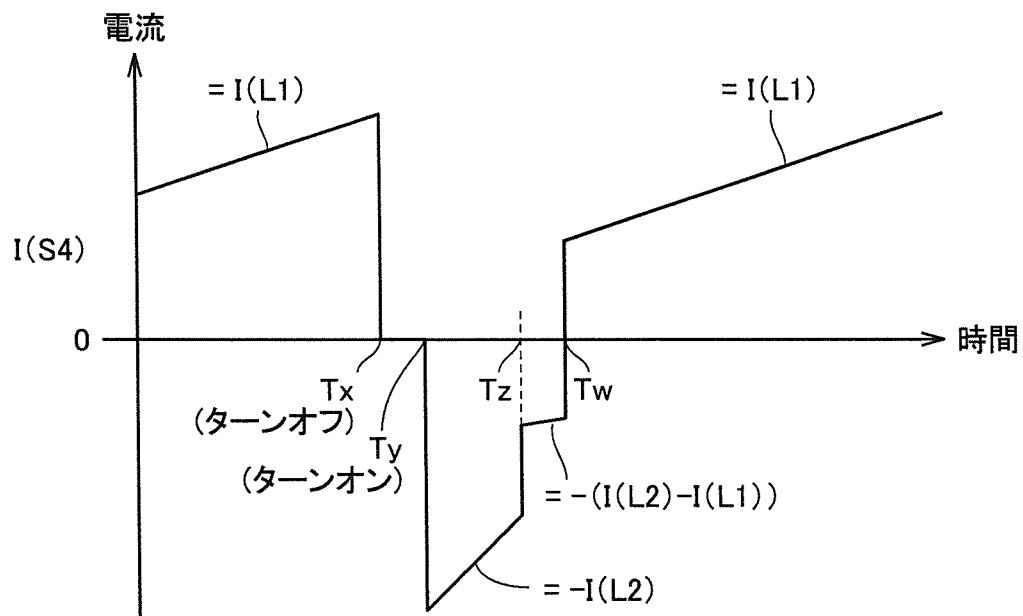
[図31A]

FIG.31A



[図31B]

FIG.31B



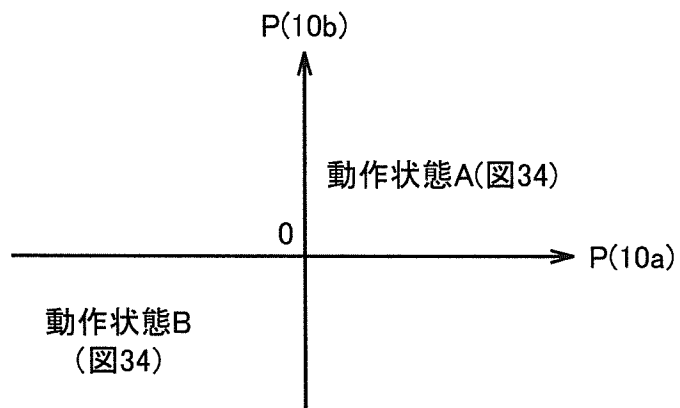
[図32]

FIG.32

動作状態	直流電源10aの状態 直流電源10bの状態	I(L1), I(L2)の波形	ターンオン損失が低減	ターンオフ損失が低減	導通損失が低減	導通損失が低減
A	力行—力行		TbでS2	TbでS4	Tb~TcでS2	Tb~TcでS2
B	回生—回生		TbでS4	TbでS2	Ta~TbでS2	Tb~TcでS4
C	回生—力行		TaでS3	TaでS1	Ta~TbでS1	Tc~TaでS3
D	力行—回生		TcでS1	TcでS3	Tb~TcでS1	Tc~TaでS3

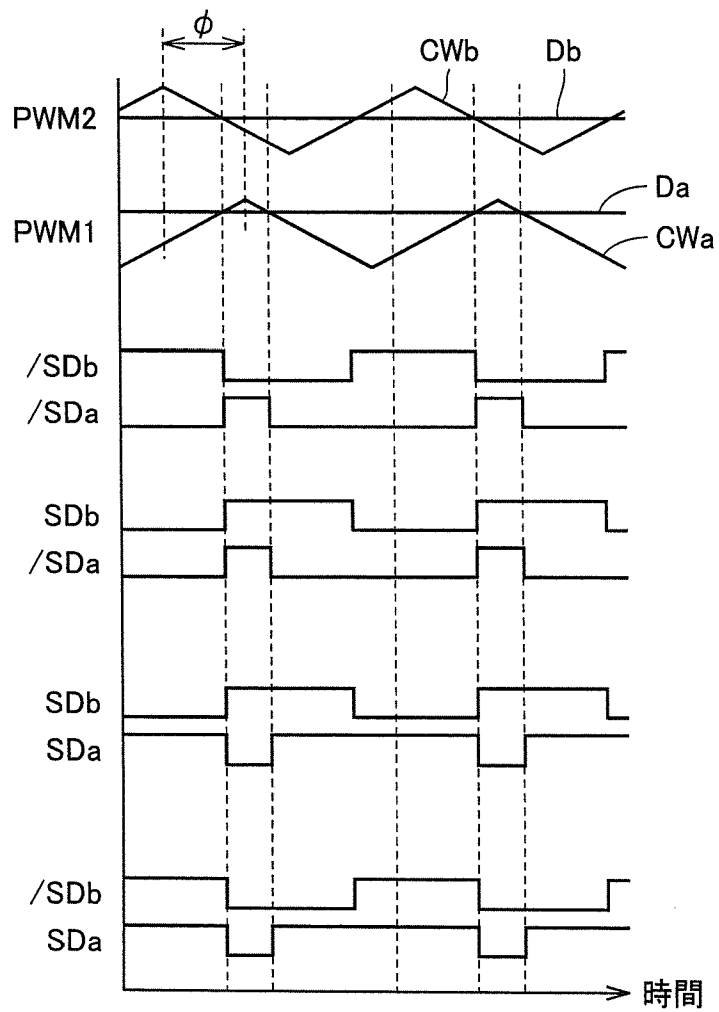
[図33]

FIG.33



[図34]

FIG.34



[図35]

FIG.35

	PBモード	SBモード
SG1	/SDa or /SDb	/SDc→/SDa or /SDb
SG2	/SDa or SDb	SDc→SDa and SDb
SG3	SDa or SDb	H固定→SDa or SDb
SG4	SDa or /SDb	SDc→SDa and SDb

[図36]

FIG.36

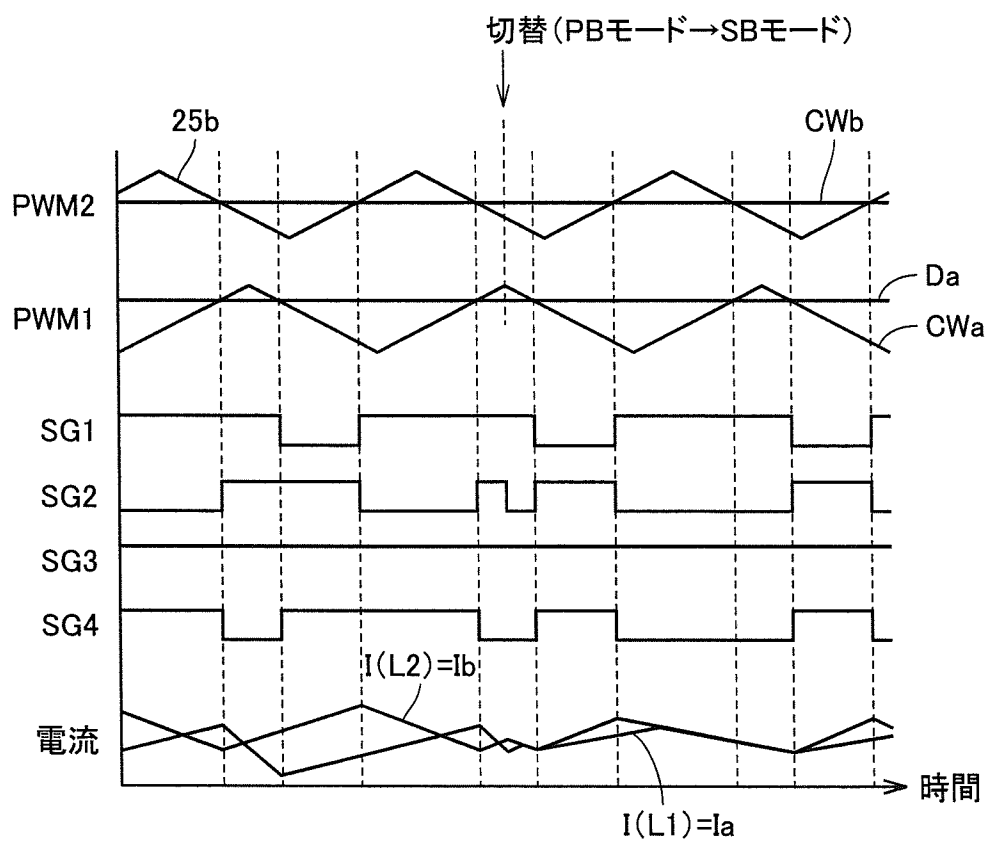
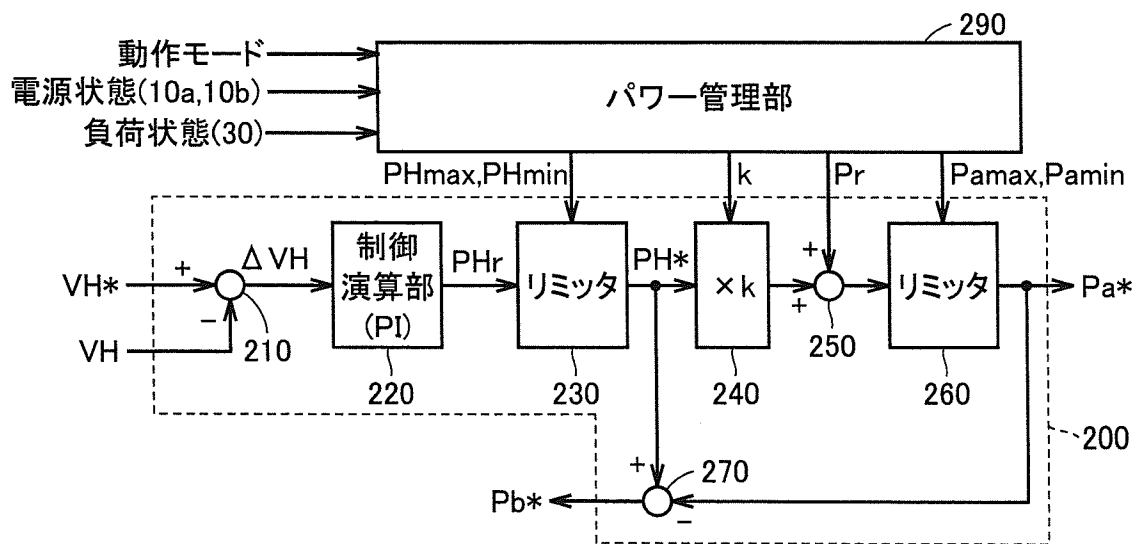
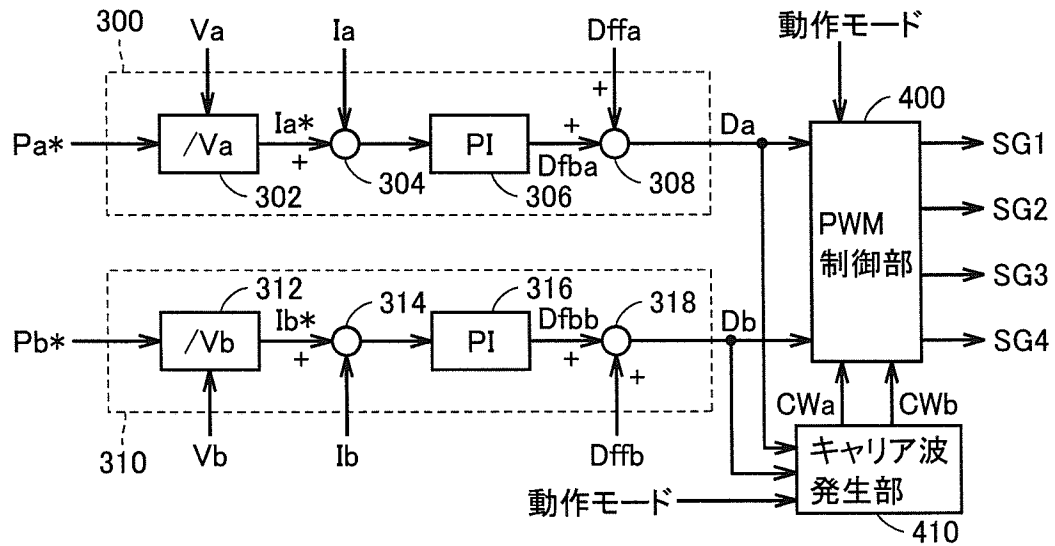


FIG.37



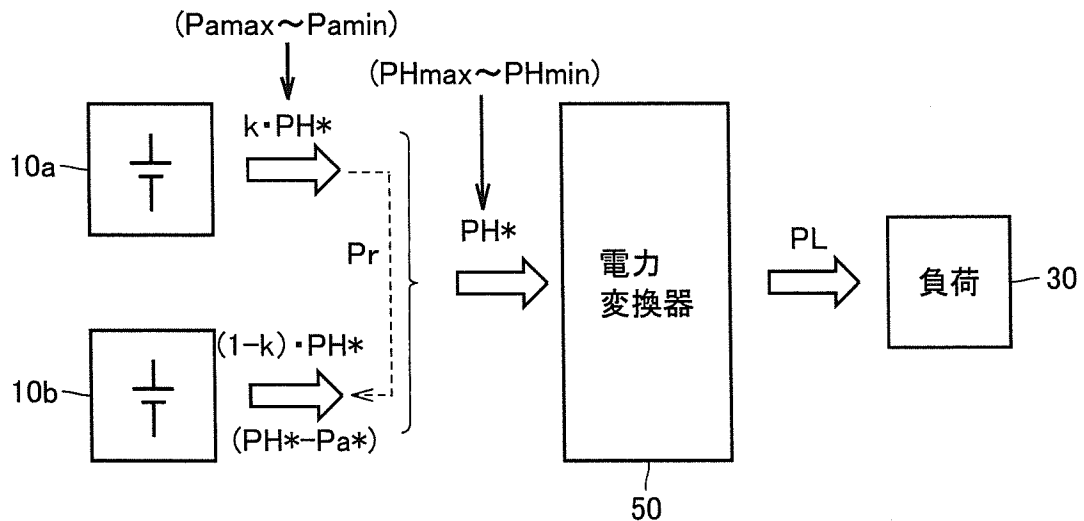
[図39]

FIG.39



[図40]

FIG.40



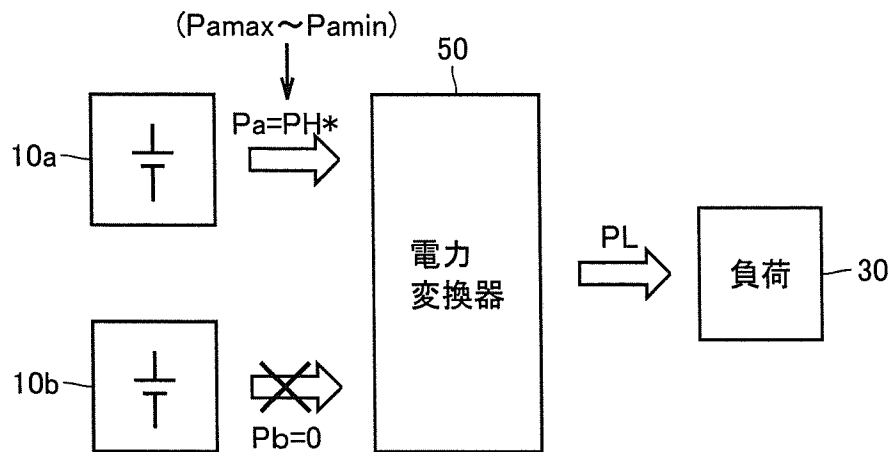
[図41]

FIG.41

モード	k	Pr	電流FB制御	S1~S4
PB	$0 \leq k \leq 1.0$	任意	Ia, Ib両方	図10
aB	1.0	0	Iaのみ	S1, S2 / SDa S3, S4 SDa
bB	0	0	Ibのみ	S1, S4 / SDb S2, S3 SDb
SB	$Va / (Va + Vb)$	0	Ia, Ib一方のみ	図37

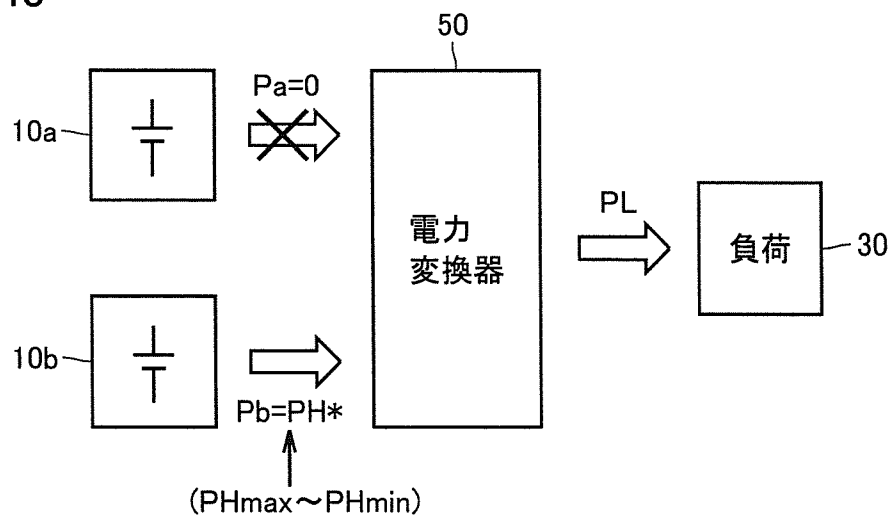
[図42]

FIG.42



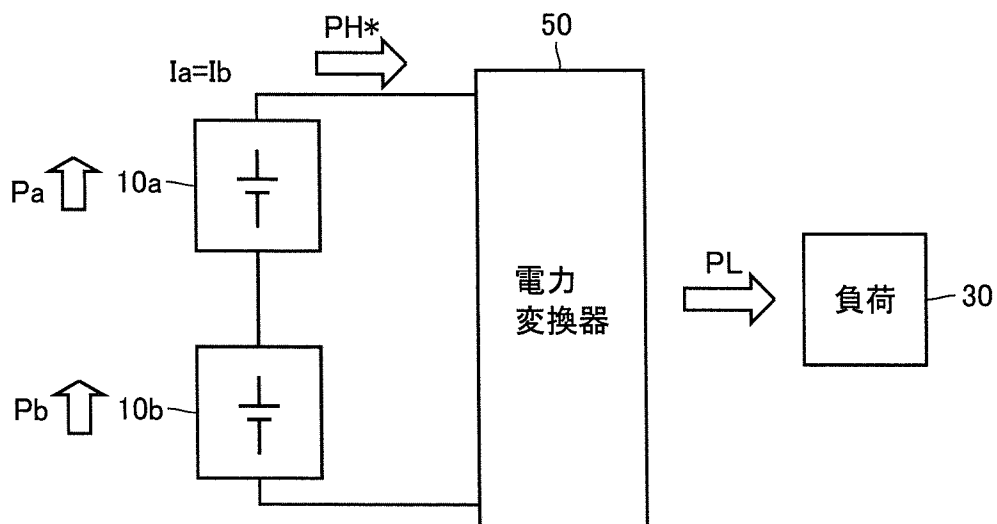
[図43]

FIG.43



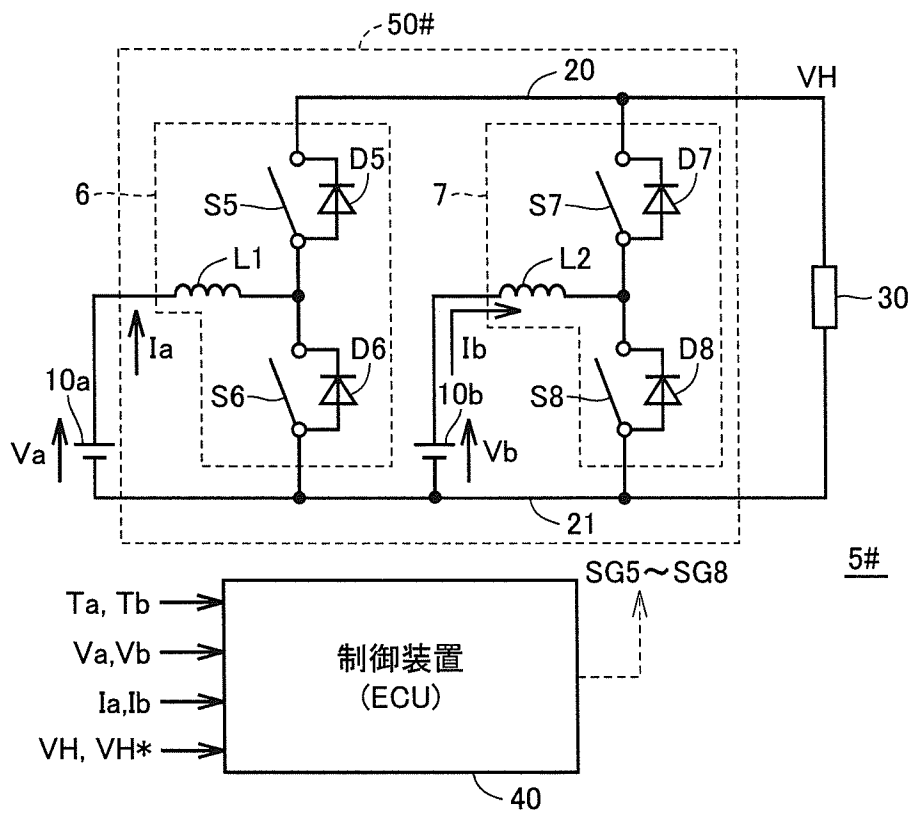
[図44]

FIG.44



[図45]

FIG.45



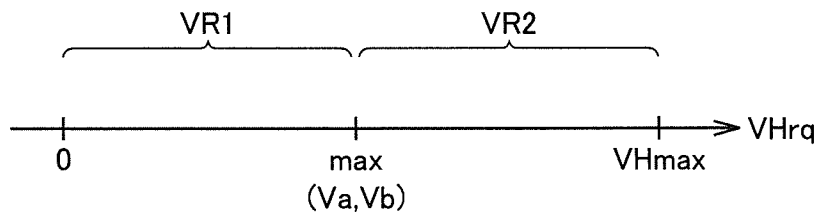
[図46]

FIG.46

モード	使用電源	出力電圧	電流FB制御	k	Pr	S5	S6	S7	S8
PB	10aおよび10b (並列)	VH→VH*	Ia,Ib両方	$0 \leq k \leq 1.0$	任意	SDa	/SDa	SDb	/SDb
aB	10aのみ	VH→VH*	Iaのみ	1.0	0	SDa	/SDa	オフ	オフ
bB	10bのみ	VH→VH*	Ibのみ	0	0	オフ	オフ	SDb	/SDb
PD	10aおよび10b (並列)	VH=Va=Vb	—	—	0	オン	オフ	オン	オフ
aD	10aのみ	VH=Va(>Vb)	—	—	0	オン	オフ	オフ	オフ
bD	10bのみ	VH=Vb(>Va)	—	—	0	オフ	オフ	オン	オフ

[図47]

FIG.47



[図48]

FIG.48

電圧範囲	VR1	VR2
適用可能なモード	aD, bD, PD ($V_a > V_b \rightarrow aD$ のみ) ($V_b > V_a \rightarrow bD$ のみ)	aB bB PB
MD1	PD ($V_a = V_b$)	損失評価

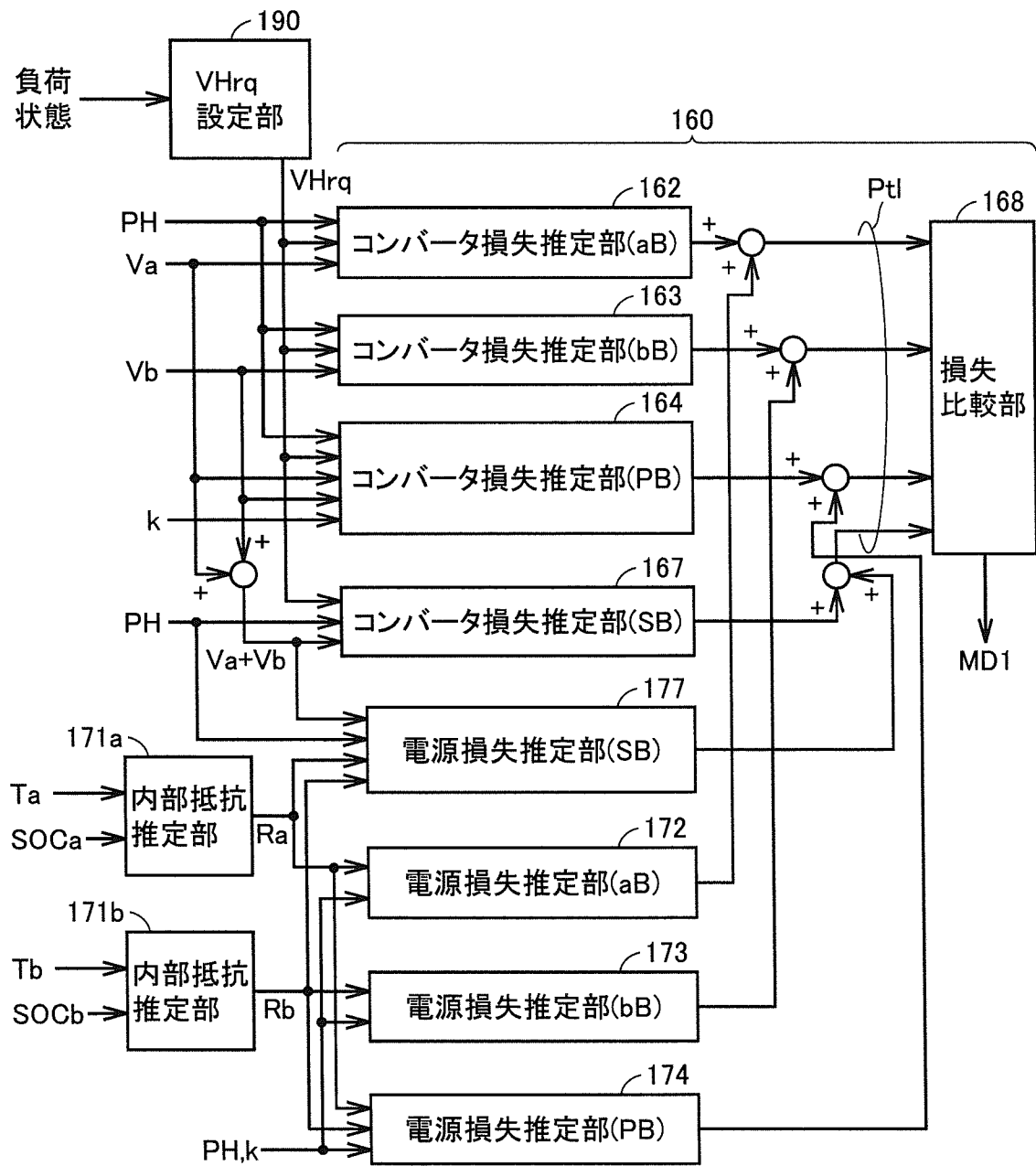
[図49]

FIG.49

電圧範囲	MD1 MD*
VR1	aD, bD → PB
VR2	aB, bB → PB

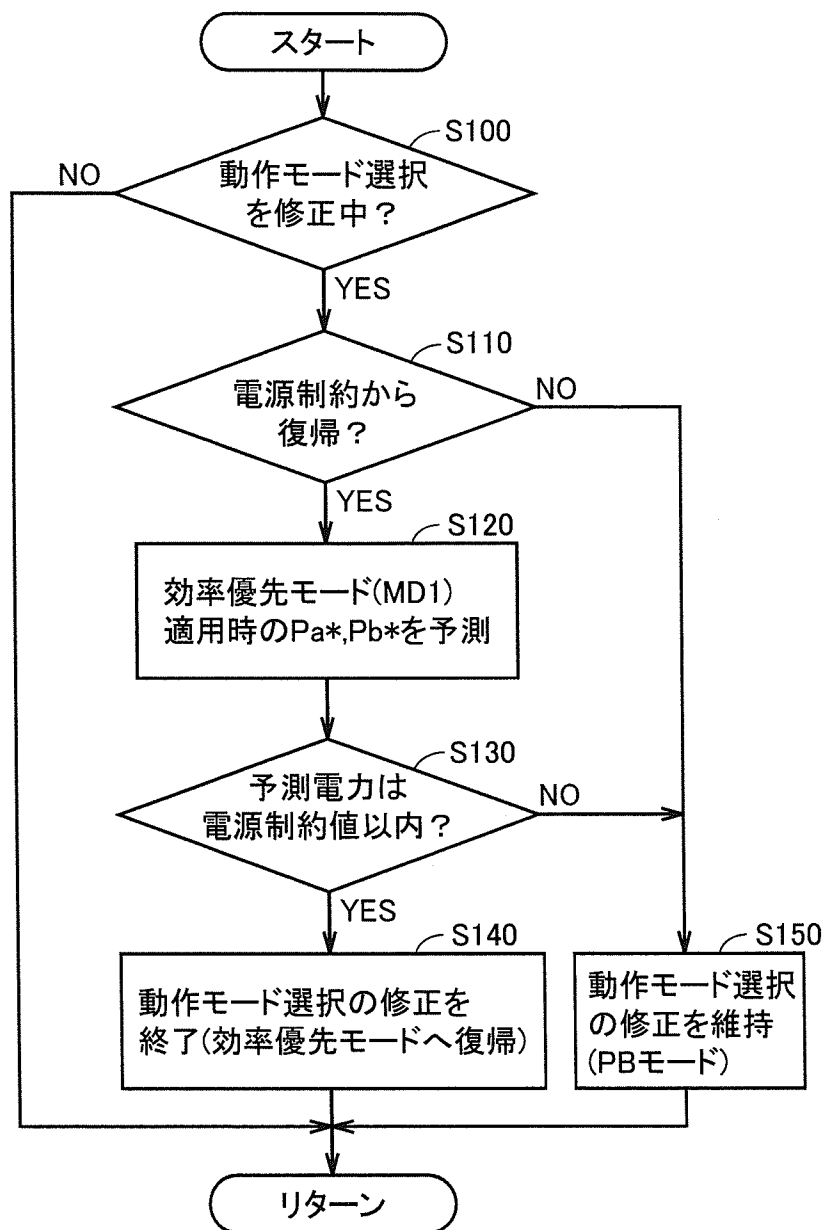
[図50]

FIG.50



[図51]

FIG.51



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2014/058726

A. CLASSIFICATION OF SUBJECT MATTER

H02M3/155(2006.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

H02M3/155

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2014
Kokai Jitsuyo Shinan Koho	1971-2014	Toroku Jitsuyo Shinan Koho	1994-2014

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
P, A	JP 2013-102595 A (Toyota Central Research and Development Laboratories, Inc.), 23 May 2013 (23.05.2013), entire text; drawings (Family: none)	1-17
P, A	JP 2013-93923 A (Toyota Central Research and Development Laboratories, Inc.), 16 May 2013 (16.05.2013), entire text; drawings & WO 2013/061731 A1	1-17
A	JP 2013-13234 A (Toyota Central Research and Development Laboratories, Inc.), 17 January 2013 (17.01.2013), entire text; drawings & WO 2013/001989 A1	1-17

☒ Further documents are listed in the continuation of Box C. ☐ See patent family annex.

* Special categories of cited documents:	"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention
"A" document defining the general state of the art which is not considered to be of particular relevance	"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone
"E" earlier application or patent but published on or after the international filing date	"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)	"&" document member of the same patent family
"O" document referring to an oral disclosure, use, exhibition or other means	
"P" document published prior to the international filing date but later than the priority date claimed	

Date of the actual completion of the international search
26 May, 2014 (26.05.14)

Date of mailing of the international search report
03 June, 2014 (03.06.14)

Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2014/058726

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2011-78194 A (Mitsubishi Electric Corp.), 14 April 2011 (14.04.2011), entire text; drawings (Family: none)	1-17

A. 発明の属する分野の分類（国際特許分類（I P C））

Int.Cl. H02M3/155(2006.01)i

B. 調査を行った分野

調査を行った最小限資料（国際特許分類（I P C））

Int.Cl. H02M3/155

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1 9 2 2 - 1 9 9 6 年
日本国公開実用新案公報	1 9 7 1 - 2 0 1 4 年
日本国実用新案登録公報	1 9 9 6 - 2 0 1 4 年
日本国登録実用新案公報	1 9 9 4 - 2 0 1 4 年

国際調査で使用した電子データベース（データベースの名称、調査に使用した用語）

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
P, A	JP 2013-102595 A（株式会社豊田中央研究所）2013.05.23, 全文、 図面（ファミリーなし）	1-17
P, A	JP 2013-93923 A（株式会社豊田中央研究所）2013.05.16, 全文、図 面 & WO 2013/061731 A1	1-17
A	JP 2013-13234 A（株式会社豊田中央研究所）2013.01.17, 全文、図 面 & WO 2013/001989 A1	1-17

☒ C 欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献（理由を付す）

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

2 6 . 0 5 . 2 0 1 4

国際調査報告の発送日

0 3 . 0 6 . 2 0 1 4

国際調査機関の名称及びあて先

日本国特許庁（I S A / J P）

郵便番号 1 0 0 - 8 9 1 5

東京都千代田区霞が関三丁目4番3号

特許庁審査官（権限のある職員）

安食 泰秀

3 V

3 7 4 0

電話番号 0 3 - 3 5 8 1 - 1 1 0 1 内線 3 3 5 7

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2011-78194 A (三菱電機株式会社) 2011.04.14, 全文、図面 (ファミリーなし)	1-17