

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第5931432号  
(P5931432)

(45) 発行日 平成28年6月8日(2016.6.8)

(24) 登録日 平成28年5月13日(2016.5.13)

(51) Int.Cl.		F I	
HO4L 1/16	(2006.01)	HO4L 1/16	
HO4L 1/00	(2006.01)	HO4L 1/00	B
HO4W 28/04	(2009.01)	HO4W 28/04	110

請求項の数 15 外国語出願 (全 16 頁)

(21) 出願番号	特願2011-284076 (P2011-284076)	(73) 特許権者	595020643
(22) 出願日	平成23年12月26日(2011.12.26)		クアルコム・インコーポレイテッド
(62) 分割の表示	特願2001-576606 (P2001-576606) の分割		QUALCOMM INCORPORATED
原出願日	平成13年4月13日(2001.4.13)		アメリカ合衆国、カリフォルニア州 92
(65) 公開番号	特開2012-80582 (P2012-80582A)		121-1714、サン・ディエゴ、モア
(43) 公開日	平成24年4月19日(2012.4.19)		ハウス・ドライブ 5775
審査請求日	平成24年1月13日(2012.1.13)	(74) 代理人	100108855
審査番号	不服2015-7190 (P2015-7190/J1)		弁理士 蔵田 昌俊
審査請求日	平成27年4月16日(2015.4.16)	(74) 代理人	100109830
(31) 優先権主張番号	09/549,017		弁理士 福原 淑弘
(32) 優先日	平成12年4月14日(2000.4.14)	(74) 代理人	100158805
(33) 優先権主張国	米国 (US)		弁理士 井関 守三
		(74) 代理人	100194814
			弁理士 奥村 元宏

最終頁に続く

(54) 【発明の名称】 通信システムにおける信号の迅速な再送信のための方法および装置

(57) 【特許請求の範囲】

【請求項1】

通信システムにおいて信号を再送信するために形成された装置であって、  
受信された信号ユニットの内容を復号するように形成されたデコーダと、  
第1帰還信号を生成するように形成された第1帰還信号生成器と、  
前記信号ユニットの品質基準を決定し、前記第1帰還信号生成器に対し前記品質基準に従って正しく復号されなかった信号ユニットのための前記第1帰還信号を生成することを指示するように形成された第1プロセッサと、  
第2帰還信号を生成するための第2帰還信号生成器と、そして  
前記品質基準に従う前記正しく復号されなかった信号ユニットの再送信が失敗であると宣言され、前記正しく復号されなかった信号ユニットより大きいシーケンス番号を有する信号ユニットを含む正しく復号された信号ユニットのシーケンス番号が非連続を示す場合、前記正しく復号されなかった信号ユニットを欠落ユニットとして検出し、前記第2帰還信号生成器に対し、前記正しく復号されなかった信号ユニットのシーケンス番号を含む前記第2帰還信号を生成することを指示するように形成された第2プロセッサとを含み、  
前記第1の帰還信号は、前記正しく復号されなかった信号ユニットの前記シーケンス番号を含まない、装置。

【請求項2】

前記信号ユニットが再送信の所定の数内で受信されない場合、または  
前記信号ユニットが前記信号ユニットの最初の送信から計量された所定の期間内で受信

されない場合、または

前記信号ユニットが前記信号ユニットに対応する要求信号の送信から計量された所定の期間内で受信されない場合に、

前記品質基準に従う前記正しく復号されなかった信号ユニットの前記再送信が失敗であると宣言する手段をさらに含む請求項 1 記載の装置。

【請求項 3】

前記信号ユニットがパケットである請求項 1 記載の装置。

【請求項 4】

前記品質基準が周期的冗長性チェックである請求項 1 記載の装置。

【請求項 5】

前記デコーダは制御チャネル上で搬送される情報に従って前記信号ユニットの内容を復号する請求項 1 記載の装置。

【請求項 6】

前記第 1 帰還信号はエネルギーのバーストである請求項 1 記載の装置。

【請求項 7】

前記エネルギーのバーストはビットである請求項 6 記載の装置。

【請求項 8】

前記第 1 帰還信号はエネルギーを含まない請求項 1 記載の装置。

【請求項 9】

前記第 1 帰還信号はビットである請求項 8 記載の装置。

【請求項 10】

前記第 1 プロセッサはさらに決定可能なタイムスロットに前記第 1 帰還信号を送信するように形成されている請求項 1 記載の装置。

【請求項 11】

前記決定可能なタイムスロットは事象のタイムスロットから一定で遅延され、前記事象のタイムスロットは、

前記信号ユニットが受信されるタイムスロット、または

前記信号ユニットが復号され、前記品質基準が計算されるタイムスロット、

である請求項 10 記載の装置。

【請求項 12】

通信システムにおいて信号を再送信するための装置であって、

送信されるべき複数の信号ユニットを記録するデータ待ち行列と、

宛先受信端末機に対する前記信号ユニットの送信を予定するスケジューラと、

前記宛先受信端末機から受信された第 1 帰還信号を検出する第 1 検出器と、そして

前記第 1 帰還信号を受信し、往復の遅延および決定可能な遅延の合計による前記第 1 帰還信号を受信するタイムスロット以前のタイムスロットに送信された信号ユニットを選択し、そして前記信号ユニットについて第 1 の再送信を予定するように形成された第 1 制御プロセッサと、

前記宛先受信端末機から受信される第 2 帰還信号を検出する第 2 検出器と、そして

前記第 2 帰還信号を受信し、前記第 2 帰還信号に従って信号ユニットを選択し、そして前記信号ユニットについて第 2 の再送信を予定するように形成された第 2 制御プロセッサとを含む装置であって、

前記第 1 帰還信号は、前記宛先受信端末機において、受信された信号ユニットの品質基準に従って生成され、前記第 1 帰還信号は、前記品質基準に従って正しく復号されなかった信号ユニットのために生成され、

前記第 2 帰還信号は、前記宛先受信端末機において、前記正しく復号されなかった信号ユニットの第 1 の再送信が失敗であると宣言され、前記正しく復号されなかった信号ユニットより大きいシーケンス番号を有する信号ユニットを含む正しく復号された信号ユニットのシーケンス番号が非連続を示す場合に、欠落ユニットとして検出される前記正しく復号されなかった信号ユニットのために生成され、

10

20

30

40

50

前記第 2 の帰還信号は、前記正しく復号されなかった信号ユニットのシーケンス番号を含み、

前記第 1 の帰還信号は、前記正しく復号されなかった信号ユニットのシーケンス番号を含まない、

前記決定可能な遅延は前記第 1 の再送信の要求を送信する第 1 のタイムスロットと第 2 のタイムスロットとの間の差であり、前記第 2 のタイムスロットは、

前記信号ユニットが受信されるタイムスロット、または

前記信号ユニットを復号し、前記信号ユニットの品質基準が計算されるタイムスロット、である、装置。

【請求項 1 3】

前記決定可能な遅延は前記第 1 帰還信号に含まれる請求項 1 2 記載の装置。

【請求項 1 4】

前記第 1 制御プロセッサはさらに前記信号ユニットを再送信するタイムスロットを決定するように形成され、前記タイムスロットは前記第 1 帰還信号の受領から変動可能で遅延される請求項 1 2 記載の装置。

【請求項 1 5】

前記第 1 制御プロセッサはさらに前記信号ユニットを再送信するタイムスロットを決定するように形成され、前記タイムスロットは前記第 1 帰還信号の受領から一定で遅延される請求項 1 2 記載の装置。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は通信に関する。特に、本発明は通信システムにおける信号の迅速な再送信のための新規な方法および装置に関する。

【背景技術】

【0002】

通信システムにおいて、そこを通過して信号が送信および受信端末装置間を伝播する信号通信チャネルは種々の要因により通信チャネルの特性が変化する。無線通信システムにおいてはこれらの要因は信号強度の時間的変動、雑音、他の端末装置からの妨害および同様のものを含むが、これらに限定されるものではない。それ故、大規模なエラー制御コーディングにもかかわらず、あるパケットは受信端末装置において行方不明であるかまたは誤って受信される。もし違った定義がなされるのでなければ、パケットはプリアンブル (preamble)、ペイロード (payload)、および品質メトリック (quality metric) を含む信号のユニット (unit) である。それ故、受信端末装置において行方不明であるかまたは誤って受信されたパケットを検出するために、自動再送信要求 (ARQ; Automatic Retransmission reQuest) 機構がしばしば通信システムのリンク層において使用され、送信端末装置にこれらパケットの再送信が要求される。ARQ の一例はラジオリンクプロトコル (RLP; Radio Link Protocol) である。RLP は、この技術分野において良く知られている、NAK に基づく ARQ プロトコルとして知られているエラー制御プロトコルの一種である。かかる RLP の 1 つが “スペクトル拡散システムに関するデータサービスオプション; ラジオリンクプロトコル タイプ 2 ” と題する T I A / E I A / I S - 7 0 7 - A . 8 に記載されており、以後 RLP 2 として参照され、参照によりここに組み込まれる。

【0003】

現行の ARQ 機構は、行方不明であるかまたは誤って受信されたパケットの再送信を、各パケットに対する唯一のシーケンス番号を使用することにより遂行する。受信端末装置が期待したシーケンス番号よりも大きいシーケンス番号を有するパケットを検出した場合、この受信端末装置は期待したシーケンス番号と検出されたパケットのシーケンス番号との間のシーケンス番号を有するパケットは行方不明になるかまたは誤って受信されたことを宣言する。受信端末装置は続いて送信端末装置に対し行方不明のパケットの再送信を要求する制御メッセージを送信する。替りに、送信端末装置が受信端末装置からの明確な受

10

20

30

40

50

取り通知を受信していない場合には、送信端末装置は間隔外の所定の時間の後でパケットを再送信することができる。

【 0 0 0 4 】

その結果、現在の A R Q 機構はパケットの最初の送信と後の再送信と間に大きな遅延を生じさせる。A R Q は特定のパケットが行方不明になるかまたは誤って受信されたことを、その時点で期待されるシーケンス番号より高いシーケンス番号含む次のパケットが受信されるまで、または時間外の期限が終了するまで、明らかにすることができない。この遅延は遅延の統計値の両端間に大きい偏差を生じさせ、ネットワークの処理量にさらなる不利益をおよぼす効果を有する。トランスポート制御プロトコル ( T C P ; transport control protocol ) のようなトランスポート層プロトコルは輻そう制御 ( congestion control ) を実行し、これは往復遅延推定 ( round-trip delay estimate ) の偏差に基づいてネットワーク中の未解決のパケットの数を減少させる。要するに、遅延に関する大きな偏差はネットワークに許容される通信量の低下を生じさせ、結果として通信システムの処理量の低下を生じさせる。

10

【 0 0 0 5 】

遅延および遅延の変動を低下させるための 1 つの提案は、最初の送信が高い確率で正確に受信されることを確実にすることにより、再送信を避けることである。しかしながらこの提案は大きい電力量を必要とし、これもまた処理量を低下させる。

【 発明の概要 】

【 0 0 0 6 】

上記により、この技術分野において低い再送信遅延を伴う A R Q 機構に関する要求が存在する。

20

【 0 0 0 7 】

本発明は通信システムにおける信号の迅速な再送信 ( Q A R Q ; quick retransmission ) のための方法および装置を目的とする。

【 0 0 0 8 】

本発明の 1 つの概念によれば、受信端末装置は受信された信号におけるパケットの品質基準 ( quality metric ) を決定する。受信端末装置は送信端末装置に対して直ちにパケットの品質基準に従った短い受領通知 ( S A ; short acknowledgment ) を送信する。品質基準がパケットが誤って受信されたことを示す場合には、S A は否定的な受領通知 ( N A K ; negative acknowledgment ) として返送される。他の場合は、S A は肯定的な受領通知 ( A C K ; positive acknowledgment ) または受領通知として返送される。

30

【 0 0 0 9 】

本発明の他の概念によれば、特定のパケットと S A との間に決定可能な関係が存在し、そのため S A はパケットが再送信されるべきであるというような明示の指示を含むことを必要としない。

【 0 0 1 0 】

本発明の他の概念によれば、S A はエネルギーのビット ( a bit of energy ) である。

【 0 0 1 1 】

本発明の他の概念によれば、送信端末装置は所定の回数のパケットの再送信を試みる。

40

【 0 0 1 2 】

本発明のさらに他の概念によれば、Q A R Q 機構と共に、通常の、シーケンス番号に基づく A R Q が採用される。

【 0 0 1 3 】

同様の参照符号が終始相応じて同一視される図面と組み合わせた場合に、以下に述べる詳細な記載から、本発明の特徴、対象および利点がより明確になるであろう。

【 図面の簡単な説明 】

【 0 0 1 4 】

【 図 1 】 図 1 は典型的な通信システムのブロックダイアグラムである。

【 図 2 】 図 2 は典型的な順方向リンク信号構造の図である。

50

【図3】図3は送信端末装置における典型的なデータ処理方法に関するフローチャートである。

【図4】図4は受信端末装置における典型的なデータ処理方法に関するフローチャートである。

【図5】図5は図1の通信システムの詳細なブロックダイアグラムである。

【図6】図6は本発明の実施の形態に従う受信端末装置におけるパケット処理に関連するタイミングを示すダイアグラムである。

【発明を実施するための形態】

【0015】

図1は、本発明の実施の形態を実施可能な、典型的な通信システム100を説明する。第1端末装置104は順方向リンク108aを通じて第2端末装置106に信号を送信し、そして逆方向リンク108bを通じて第2端末装置106から信号を受信する。通信システム100は双方向に動作可能であり、双方の端末装置104および108それぞれはデータがその端末装置から送信されるかまたはその端末装置で受信されるかどうかに従って送信機ユニットまたは受信機ユニットとして動作する。無線セル方式通信システムの実施の形態において、第1端末装置104は基地局(BS; base station)とすることができ、第2端末装置106を電話、ラップトップコンピュータ、パーソナルデジタル補助手段そして同様のものである移動局(MS; mobile station)とすることができる。順方向リンクおよび逆方向リンクは電磁周波数帯域とすることができる。

【0016】

一般に、リンクは論理的に明瞭な形式の情報を搬送する一組のチャネルを含む。これらのチャネルは時分割多重(TDM; time division multiplex)機構、コード分割多重(CDM; code division multiplex)機構、またはこれら2つの組み合わせに従って送信することが可能である。TDM機構において、チャネルは時間定義域において識別される。順方向リンクは時間間隔の周期的な列におけるタイムスロットから構成され、そしてチャネルはタイムスロットの中で送信される。その結果複数チャネルは1つが一度に送信される。コード分割機構においては、チャネルは擬似ランダム直交シーケンスにより識別され、その結果複数チャネルを同時に送信可能である。コード分割機構は、本出願の譲渡人に譲渡され、参照することによりここに組み込まれた“CDMAセル方式電話システムにおいて信号波形を発生させるためのシステムおよび方法”なる名称の米国特許第5,103,459号に記載されている。

【0017】

本発明の一実施の形態において、順方向リンクは一組のチャネル、例えばパイロットチャネル、媒体アクセスチャネル、トラフィックチャネル、そして制御チャネルを含む。制御チャネルは順方向リンクを監視する全てのMSによって受信される信号を搬送するチャネルである。本発明の一実施の形態において、トラフィックチャネルにおいて搬送され最初の送信と迅速な再送信との双方を含むデータは制御チャネル上で提供される情報がなくとも復調可能である。他の実施の形態において、制御チャネルはトラフィックチャネルにおいて搬送されるべきデータの復調のために必要な情報を搬送することが可能である。本発明の典型的な実施の形態における順方向リンク信号の構造に関しては図2を参照されたい。

【0018】

本発明の一実施の形態において、逆方向リンクは一組のチャネル、例えばトラフィックチャネルおよびアクセスチャネルを含む。逆方向トラフィックチャネルは単一のMSからネットワークを含む複数のBSへの送信に供せられる。逆方向アクセスチャネルは、複数のMSがトラフィックチャネルを持たない場合に、ネットワーク内の複数のBSと通信するために複数のMSにより使用される。

【0019】

簡単化のために、通信システム100は1つのBS104と1つのMSのみを含むように示されている。しかしながら通信システム100に関する他の変更例および構成が可能である。例えば、複数の使用者、複数のアクセス通信システムにおいて、単一のBSが複

10

20

30

40

50

数のMSに対し同時にデータを送信するために使用することが可能である。加えて、本出願の譲渡人に譲渡され、参照することによりここに組み込まれた“CDMAセル方式電話システムにおけるソフトハンドオフ”なる名称の米国特許第5、101、501号に記載されているソフト-ハンドオフと同様の方法において、MSは同時に複数のBSからの送信を受信することができる。ここに記載された実施の形態における通信システムは何らかの数のBSおよびMSを含むことができる。その結果、多数のBSのそれぞれが帰路(backhaul)110と同様の帰路を介して基地局制御器(BSC; base station controller)102に接続される。帰路110は多数の接続形式、例えばマイクロ波または電線E1またはT1、または光ファイバにより実施可能である。接続部112は無線通信システム100を図示されていない公衆交換データネットワーク(PSDN; public switched data network)の接続する。

10

#### 【0020】

典型的な実施の形態において、各MSは複数BSから受信される信号についての信号の品質基準を監視する。多数のBSから順方向リンク信号を受信したMS(例えばMS106)は最も高い品質の順方向リンク信号(例えばBS104)に関連するBSを割出す。続いてMS106は、選択されたBS104から受信したパケットのパケットエラーレート(PEER; packet error rate)が目標PEERを超えないであろうデータレートの予測を生成する。典型的な実施の形態はおよそ2%の目標PEERを使用する。続いてMS106は“末尾確率(tail probability)”が目標PEERより大きいかまたは目標PEERに等しいレートを計算する。末尾確率とは、パケットの送信期間が継続する間における実際の信号の品質が、所定のレートにおけるパケットについて好結果を得る正しい復号に必要とされる信号の品質よりも小さい確率である。続いてMS106は特に逆方向リンクにおいて選択されたBS104に対し、特に選択された基地局が順方向リンクデータをMS106に対し送信するかもしれないデータレートを要求するメッセージを送る。

20

#### 【0021】

本発明の一実施の形態において、メッセージはデータレート制御チャネル(DRC; data rate control channel)上で送られる。DRCは本出願の譲渡人に譲渡され、参照することによりここに組み込まれた“高いデータレートによる送信のための方法および装置”なる名称の共に未決定の出願番号08/963、386に開示されている。

#### 【0022】

本発明の他の実施の形態において、特定用途のために使用される逆方向リンク媒体アクセスチャネル(R-MACCH; reverse link medium access channel)が使用される。R-MACCHはDRC情報、逆方向レート標識子(RRI; reverse rate indicator)、およびSA情報を搬送する。

30

#### 【0023】

典型的な実施の形態において、BS104は1つまたはそれ以上のMSからの逆方向チャネルを監視し、そして各順方向リンク送信タイムスロットの継続期間中にわずか1つの宛先MSにデータを順方向リンク上で送信する。BS104は、システム100の処理量を最大化するという要求と共に、各MSのサービス等級(GoS; grade of service)の要求を均衡させるように設計された予定の手順に基づき宛先MS(例えばMS106)を選択する。典型的な実施の形態において、BS104は宛先のMSから受信した最も新しいメッセージにより指示されたレートで宛先のMS106にのみデータを送信する。この制限は宛先MS106に関し順方向リンク信号におけるレート検出の実行を不必要にする。宛先MS106はそれが所定のタイムスロットが継続する期間における意図する宛先MSかどうかの決定のみが必要となる。

40

#### 【0024】

典型的な実施の形態において、BSは各新しい順方向リンクパケットの最初のタイムスロット内のプリアンブル(preamble)を送信する。プリアンブルは意図する宛先MSを明らかにする。一度宛先MSがそれがスロット内のデータに関する宛先であることを確定すると、MSは関連するタイムスロット内のデータの復号を開始する。典型的な実施の形態

50

において、宛先MS106はこのMS106に送られたリクエストメッセージに基づき順方向リンク内のデータのデータレートを決定する。パケットを送信するために使用される多数の順方向リンクタイムスロットはパケットが送られるデータレートに基づき変化する。低いレートで送られるパケットは極めて多くのタイムスロットを使用して送られる。

【0025】

一度MS106がデータがMS106を指定していることを決定すると、MS106はパケットを復号し、受信したパケットの品質基準を評価する。パケットの品質基準はパケットの内容、例えばパリティビット、周期的冗長性チェック(CRC; cyclic redundancy check)、および同様のもの、に対応する処方に従って決定される。本発明の一実施の形態において、品質基準はCRCである。評価された品質基準と受信されたパケット含まれる品質基準が比較され、そしてこの比較に基づき適切なSAが生成される。図5に関連して述べるように、典型的な実施の形態におけるSAはただ1ビットのみを含むことができる。

10

【0026】

一実施の形態において、SAはACKに基づくものであり、即ち、ACKメッセージはパケットが正確に復号された場合にMSからBSに送られ、メッセージが送られないことはパケットが誤って復号されたことである。

【0027】

他の実施の形態において、SAはNAKに基づくものであり、即ち、NAKメッセージはパケットが誤って復号された場合にMSからBSに送られ、メッセージが送られないことはパケットが正確に復号されたことである。この提案の利点は、MSにおける電力節約と同様に、高信頼性と他の逆方向リンクとの低ノイズ干渉が達成可能なことである。記載の通り、BSは意図するパケットを1つのMSのみに送信しているため、多くともこのMSはNAKを送るだけであり、このようにして逆方向リンクにおいては低い干渉の目的が達成される。良く設計されたシステムにおいては、MSがパケットを誤って復号する確率は低い。さらに、NAKが零エネルギーのビット(a bit of zero energy)の場合、NAKは低エネルギーに抑えられる。それ故に、MSは大量の電力をNAKビットの数少ない送信に割当て可能となり、確実性が保証される。

20

【0028】

さらに他の実施の形態においては、ACKはエネルギーの第1の値であり、そしてNAKはエネルギーの第2の値である。

30

【0029】

続いてSAが逆方向リンク108b上のチャネルを通じてBS104に送られる。本発明の一実施の形態において、逆方向リンクチャネルはDRCである。

【0030】

本発明の他の実施の形態においてコードチャネル直交法が逆方向リンクに関し有効に使用し得る。BSは意図するパケットをただ1つのMSに対し送信しているために、多くともこのMSがSAを送り、このようにして逆方向リンク上において低い干渉が達成される。良く設計されたMSにおいて、MSが誤ってパケットを復号する確率は低い。さらに、SAが零エネルギーのビットであるACKまたは零エネルギーのビットであるNAKの場合、直交チャネルは低エネルギーに抑えられる。それ故に、MSは電力の大部分をまれに生ずるSAビットの送信に配分することが可能となり、逆方向リンクに高信頼性と低い干渉を保証する。

40

【0031】

さらに本発明の他の実施の形態において、特定用途のために供される逆方向リンク媒体アクセスチャネル(R-MACCH; reverse link medium access channel)が使用される。R-MACCHはDRC、RRIおよびACK/NAK情報を搬送する。

【0032】

BS104はSAを検出し、パケットの再送信が必要であるかどうかを決定する。SAが再送信が必要であると決定した場合にはパケットは再送信を予定され、他の場合はそのパ

50

ケットは破棄される。

【 0 0 3 3 】

典型的な実施の形態において、上記 Q A R Q 機構は以下の記載で述べるように R L P と協同する。

【 0 0 3 4 】

図 2 は典型的な高データレートシステムにおいて各基地局により送信される順方向リンク信号の構造を示す。順方向リンク信号は一定の継続時間のタイムスロットに分割される。典型的な実施の形態において、各タイムスロットは 1 . 6 7 m s e c の長さを有する。各スロット 2 0 2 は 2 つの 1 / 2 スロット 2 0 4 に分割され、各 1 / 2 スロット 2 0 4 内で送信されるパイロットバースト ( pilot burst ) 2 0 8 を有する。典型的な実施の形態において、各スロットは 2 0 4 8 チップの長さであり、1 . 6 7 m s e c のスロット継続時間に対応する。典型的な実施の形態において、各パイロットバースト 2 0 8 は 9 6 チップの長さであり、関連する 1 / 2 スロット 2 0 4 の中央の位置に配置される。逆方向リンク電力制御 ( R P C ; reverse link power control ) 信号 2 0 6 は全ての第 2 の 1 / 2 スロット 2 0 4 b のパイロットバーストのいずれか側で送信される。典型的な実施の形態において、R P C 信号は各スロット 2 0 2 の第 2 のパイロットバースト 2 0 8 b の直前において 6 4 チップでおよび直後において 6 4 チップで送信され、そして各加入局により送信される逆方向リンク信号の電力を調整するために使用される。典型的な実施の形態において、順方向リンクトラヒックチャネデータは第 1 の 1 / 2 スロット 2 1 0 の残りの部分および第 2 の 1 / 2 スロット 2 1 2 の残りの部分において送られる。典型的な実施の形態において、プリアンブル 2 1 4 は 6 4 チップの長さであり、各パケットと共に送信される。トラフィックチャネルストリームは特定の M S に対して向けられるため、プリアンブルは M S 固有のものである。

【 0 0 3 5 】

典型的な実施の形態において、制御チャネルは一定のレートである 7 6 . 8 k b p s で送信され、制御チャネルは順方向リンクにおいて時分割多重である。制御チャネルメッセージは全ての M S を管理する故に、制御チャネルのプリアンブルは全ての M S によって認識される。

【 0 0 3 6 】

図 3 は M S に対しパケットを送信または再送信するために Q A R Q を使用する B S における方法の典型的なフローチャートである。ステップ 3 0 0 において B S は M S に送信することを意図するペイロードユニット ( payload unit ) を受信する。

【 0 0 3 7 】

ステップ 3 0 2 において B S はペイロードユニットが送信されるべきペイロードユニットかまたは再送信されるべきペイロードユニットかどうかを決定する。図 1 を参照して述べたように、このステップにおいて再送信要求は R L P によってのみ開始され得る。

【 0 0 3 8 】

ペイロードユニットが送信されるべきものである場合、この方法はステップ 3 0 4 へ続き、ここでこのペイロードユニットは最初の時の待ち行列 ( first time queue ) に提供される。

【 0 0 3 9 】

ペイロードユニットが再送信されるべきものである場合、この方法はステップ 3 0 6 へ続き、ここでこのペイロードユニットは最初の時の待ち行列に提供される。

【 0 0 4 0 】

ステップ 3 0 8 において B S は特定の M S に向けられるペイロードユニットをその構造が送信データレートに対応して決定されるパケットにアセンブル ( assemble ) する。パケットが送られるデータレートは宛先 M S からの逆方向リンクを通して受信される帰還信号に基づく。データレートが小さい場合、データの packets ( 多重スロットパケットと呼ばれる ) は多重順方向リンクタイムスロットの中で送信される。典型的な実施の形態において、プリアンブルが新しいパケット内で送信される。このプリアンブルは復号期間中にお

10

20

30

40

50

いて意図する宛先MSの確認を可能にする。典型的な実施の形態において、多重スロットパケットにおける最初の時のスロットのみがプリアンブルと共に送信される。替りにプリアンブルは全ての順方向リンクタイムスロット内で送信可能である。

【0041】

ステップ310において、BSは図1を参照して述べた計画の順序に応じてパケットを送信する。

【0042】

パケットが送信された後、BSはステップ312において送信されたパケットに対応するSAが受信されたかどうかを検査する。図6を参照して述べるように、BSは何時SAを期待するかの情報を有する。

10

【0043】

期待されたタイムスロット内においてACKが受信された場合には（またはNAKが受信されない場合には）、この方法はステップ314に続く。ステップ314において、パケットは最初の時のおよび再送信の待ち行列から取り除かれ、そしてパケットは破棄される。

【0044】

期待されたタイムスロット内においてNAKが受信された場合には（またはACKが受信されない場合には）、この方法はステップ316に続く。ステップ316において、再送信を制御するパラメータが検査される。このパラメータは特定のパケットは繰返し再送信されないことを確実にし、緩衝となる要求（buffer requirement）を増加させ、そして通信システムの処理量を低減する。1つの実施の形態において、このパラメータは例えばパケットが再送信可能である回数の最大数およびパケットが送信された後パケットが最初の時の待ち行列に留まることの可能な最大時間を含む。パラメータが限度を超えた場合には、パケットは最初の時および再送信の待ち行列から取り除かれ、そしてパケットはステップ318において放棄される。この筋書きにおいて、QARQ再送信工程は終了し、そしてパケットは図6を参照して述べられるようなRLPプロセッサからの要求に応じて再送信され得るようになる。パラメータが限度を超えない場合には、パケットはステップ320において再送信のための予定を変更される。

20

【0045】

図4はBSに対する応答を生成するためにQARQを使用するMSにおける方法の典型的なフローチャートである。ステップ400においてMSはBSからのパケットを受信する。

30

【0046】

ステップ402において、パケットのプリアンブルが抽出される。プリアンブルはステップ404において基準のプリアンブルと比較される。プリアンブルがこのパケットは他のMSに向けられたものであることを示す場合にはステップ406においてパケットは破棄され、そしてフローは他のパケットを待つためステップ400に戻る。プリアンブルがこのパケットはこのMSに向けられたものであることを示す場合には、ステップ408においてMSはパケットを復号し受信されたパケットの品質基準を評価する。

【0047】

ステップ410において、評価された品質基準と受信されたパケットに含まれている品質基準を比較する。評価された品質基準と受信されたパケットに含まれている品質基準が適合しない場合、ステップ412において適切なSAが送られる。典型的な実施の形態において、SAはNAKであり、零でないエネルギーのビット（a bit of non-zero energy）により表現される。ステップ414において、送られたSAに関するタイマーが始動する。タイマーの目的は誤って復号されたパケットに関するペイロードユニットの再送信のためにMSが待つ期間を限定することである。典型的な実施の形態において、誤って復号されたパケットに関連して、NAKにおいてタイマーが満了する期間内において誤って復号されたパケットに関するペイロードユニットが受信されない場合には、QARQ処理は中止され、そしてRLPが行方不明のペイロードユニットについて取扱う。ステップ41

40

50

6 ~ 4 3 2 および付随する記載を参照されたい。

【 0 0 4 8 】

ステップ 4 1 0 においてパケットが正しく復号された場合には、ステップ 4 1 6 において適切な S A が送られる。典型的な実施の形態において、S A はエネルギーの無いビット ( a bit of no energy ) である。続いてステップ 4 1 8 においてこのパケットに含まれるペイロードユニットはバッファに記憶される。

【 0 0 4 9 】

ステップ 4 2 0 において、R L P シーケンス番号の期待値に対するペイロードユニットの R L P シーケンス番号が検査される。

【 0 0 5 0 】

R L P シーケンス番号が連続性を示す場合には、M S に送信されたパケットの全てのペイロードユニットは正確に受信されたことを意味する。その結果、バッファに含まれる連続的なシーケンス番号を有する全てのペイロードユニットはステップ 4 2 0 において R L P 層に提供される。

【 0 0 5 1 】

R L P シーケンス番号が非連続性を示す場合には、タイマーは、送られた最後の N A K ( これはステップ 4 1 4 において開始された ) に対応してステップ 4 2 2 において確認される。タイマーが終了していない場合は、M S は行方不明のペイロードユニットの再送信または送られる最後の N A K に関するタイマーの終了を待つ。

【 0 0 5 2 】

特定の N A K に関するタイマーが満了した場合、そして結果として行方不明のペイロードユニットの特定の組について満了した場合、これらのペイロードユニットに関する Q A R Q 機構は中止される。特定の N A K に関連する行方不明のペイロードユニットよりも大きい、また次の N A K ( もしあれば ) に関連する行方不明のユニットよりも小さいシーケンス番号を有する、バッファに記憶された全てのペイロードユニットはステップ 4 2 4 において R L P 層に提供される。

【 0 0 5 3 】

ステップ 4 2 6 において、R L P 層は伝えられたペイロードユニットのシーケンス番号を確認する。シーケンス番号が連続性を示す場合には、ステップ 4 2 8 において R L P 層はデータをバッファからデータシンク ( data sink ) に引渡す。他方、ステップ 4 3 0 において R L P 層は行方不明のユニットの再送信を要求する R L P メッセージを生成する。本発明の一実施の形態において、R L P メッセージはバッファへ行方不明のユニットの全ての再送信を要求する。他の実施の形態において、メッセージは最後に検出された行方不明のペイロードユニットについてのみ再送信を要求する。

【 0 0 5 4 】

ステップ 4 3 2 において、メッセージは逆方向リンクを通じて、取扱う B S に送信される。

【 0 0 5 5 】

図 5 は図 1 の通信システム 1 0 0 の詳細なブロック図を示す。M S 1 0 6 に伝送されるべきデータは P S D N ( 図示されていない ) から接続部 1 1 2 を介して B S C 1 0 2 に到着する。データは R L P プロセッサ 5 0 4 の制御によりペイロードユニットにフォーマットされる。この実施の形態においては R L P プロセッサが示されているが、シーケンス番号方法に基づき再送信可能な他のプロトコルが利用可能である。本発明の一実施の形態において、ペイロードユニットは 1 0 2 4 ビット長である。また R L P プロセッサ 5 0 4 は分配器 ( distributor ) 5 0 2 にどのパケットについて再送信を要求されているかの情報を提供する。再送信要求は R L P メッセージを介して R L P プロセッサ 5 0 4 に伝えられる。分配器 5 0 2 はペイロードユニットを帰路を介して B S に伝え、これはどこにデータが向けられるかについての M S の要求を満たす。分配器 5 0 2 は帰路を介して M S の要求を満たす B S から M S の位置についての情報を受信する。

【 0 0 5 6 】

帰路 110 を通って BS104 に到達したペイロードユニットは分配器 506 に提供される。分配器 506 はペイロードユニットは新しいペイロードユニットかまたは再送信のために RLP プロセッサ 504 によって提供されたペイロードユニットかどうかを検査する。ペイロードユニットが再送信されるべきものである場合は、ペイロードユニットは再送信待ち行列 510 に提供される。他の場合には、ペイロードユニットは最初の時の待ち行列 508 に提供される。図 1 を参照して記載されるように、ペイロードユニットは続いて MS106 によって要求されるデータレートに従うパケットにアセンブルされる。

【0057】

アセンブルされたパケットはスケジューラ (scheduler) 512 に提供される。スケジューラ 512 は最初の時のパケットと MS106 への再送信のために意図されたパケットとの間で割当てられた優先度により QARQ 制御器 518 と協同する。MS106 へ送信されたパケットは、BS104 が MS106 からの SA を待つ間、待ち行列 508、510 内に残る。

【0058】

順方向リンク 108 a を通じて MS106 へ到達するパケットは、パケットのプリアンブルを検出し、そして復号するプリアンブル検出器 520 に提供される。プリアンブルは、復号されたプリアンブルを基準プリアンブルと比較する、プロセッサ 521 に提供される。そのパケットが他の MS に向けられていることをプリアンブルが示す場合には、パケットは放棄され、他の場合にはパケットは、パケットを復号するデコーダ 522 に提供される。復号されたパケットはパケットの品質基準を評価するプロセッサ 521 に提供される。評価された品質基準と受信されたパケットに含まれる品質基準とが比較され、そしてこの比較に基づき SA 生成器 526 が適切な SA を生成する。プリアンブル検出器 520、デコーダ 522、そしてプロセッサ 521 が個別の構成要素として示されているが、この技術分野の熟練者は物理的な相違は説明のための目的だけのためになされるものであることを認識するであろう。プリアンブル検出器 520、デコーダ 522、そしてプロセッサ 521 は上記工程を遂行する単一のプロセッサ内に組み込むことが可能である。

【0059】

パケットが誤って復号された場合、即ち評価された品質基準と受信されたパケットに含まれる品質基準が適合しない場合、SA が送られそしてタイマー 530 が SA のために始動する。典型的な実施の形態において SA は零でないエネルギーのビットにより表現される NAK である。タイマー 530 の目的は、MS106 が誤って復号されたパケットに関するペイロードユニットの再送信を待つ期間を限定することにある。誤って復号されたパケットに関するペイロードユニットが、誤って復号されたパケットに関連する NAK についてのタイマー 530 の満了期間内に受信されない場合、QARQ 工程は中止される。行方不明のペイロードユニットの再送信は RLP により取扱われる。

【0060】

パケットが正しく復号された場合、パケットに含まれるペイロードユニットはバッファ 528 に記録される。パケットに含まれるペイロードユニットの RLP シーケンス番号はデコーダ 522 により RLP シーケンス番号の期待値に対して確認される。RLP シーケンス番号が連続性を示す場合は、バッファ 528 に含まれる連続するシーケンス番号を有する全てのペイロードユニットは RLP プロセッサ 526 に提供される。さもなければ、タイマー 530 は、送られた最後の NAK に対応して、確認される。時間が満了していない場合には、ペイロードユニットはバッファ 528 に記録され、そして MS106 は行方不明のペイロードユニットの再送信または送られた最後の NAK に対するタイマー 530 の満了を待つ。特定の NAK、そして、その結果として行方不明のペイロードユニットの特定の組、に対するタイマー 530 が満了した場合、特定の NAK に関する行方不明のユニットよりも高いシーケンス番号、または次の NAK - もしあれば - に関する行方不明のユニットよりも低いシーケンス番号を有するバッファ 528 内の全てのペイロードユニットは RLP プロセッサ 526 に提供される。

【0061】

10

20

30

40

50

R L P プロセッサ 5 2 6 は伝えられたペイロードユニットのシーケンス番号を確認する。シーケンス番号が連続性を示す場合、R L P プロセッサ 5 2 4 はバッファ 5 2 8 からデータシンク 5 3 4 にデータを伝える。さもなければ、R L P プロセッサ 5 2 6 は R L P メッセージ生成器 5 3 2 に行方不明のユニットの再送信を要求する R L P メッセージを生成することを指示する。本発明の一実施の形態において、R L P メッセージはバッファ 5 2 8 内の全ての行方不明のユニットの再送信を要求する。他の実施の形態において、このメッセージは最後に検出された行方不明のペイロードユニットについてのみ再送信を要求する。続いて、メッセージは逆方向リンク 1 0 8 b を通じて B S 1 0 4 に送信される。

【 0 0 6 2 】

S A を含みそして逆方向リンクを通じて B S 1 0 4 に到達するデータは S A 検出器 5 1 4 および R L P メッセージ検出器 5 1 6 に提供される。

10

【 0 0 6 3 】

S A 検出器 5 1 4 によって検出された、受信されたデータが A C K を含む場合は、Q A R Q 制御器 5 1 8 は A C K に関連するパケットを待ち行列 5 0 8、5 1 0 から取除く。

【 0 0 6 4 】

N A K が受信された場合、Q A R Q 制御器 5 1 8 は再審査を制御するパラメータが限度を超えたかどうかを確認する。典型的な実施の形態において、このパラメータはパケットが再送信され得る回数の最大数およびパケットが送信された後パケットが最初の時の待ち行列 5 0 8 内に留まり得る最大の時間を含む。パラメータが限度を超えた場合、Q A R Q 制御器 5 1 8 はパケットを待ち行列 5 0 8、5 1 0 から取除く。さもなければ、Q A R Q 制御器 5 1 8 はスケジューラ 5 1 2 にパケットが高い優先度での送信に予定を変更されるべきであることを指示する。Q A R Q 制御器 5 1 8 が受取り通知の無いパケットが最初の時の待ち行列 5 0 8 内に存在することを決定した場合には、パケットは最初の時の待ち行列 5 0 8 から再送信の待ち行列 5 1 0 に移動させられる。

20

【 0 0 6 5 】

R L P メッセージ検出器 5 1 6 により検出された、受信されたデータが R L P 再送信要求を含む場合には、検出器 5 1 6 は R L P メッセージを帰路 1 1 0 を通じて R L P プロセッサ 5 0 4 に提供する。続いて R L P プロセッサは実行される R L P に応じてパケットを再送信するための手順を開始する。

【 0 0 6 6 】

30

図 6 は M S 1 0 6 において受信されたパケットと M S 1 0 6 から送信された S A との関係を図示する。スロット  $n - 4$ 、 $n - 3$  において、M S 1 0 6 の受信機は順方向チャンネルリンク 1 0 8 を通じてパケットを受信し、このパケットが M S 1 0 6 に対して向けられたものであるかどうかを決定する。このパケットが M S 1 0 6 に対して向けられたものでない場合は、M S 1 0 6 はパケットを放棄する。そうでない場合は、スロット  $n - 2$ 、 $n - 1$  において、M S 1 0 6 はパケットを復号し、パケットの品質基準を評価し、そして評価された品質基準をパケットに含まれる品質基準と比較する。スロット  $n$  において、M S 1 0 6 の送信機は逆方向チャンネルリンク 1 0 8 b を通じて戻りの S A を B S 1 0 4 に送る。スロット  $n + 1$  において、B S 1 0 4 において受信された S A は復号されそして Q A R Q 制御器に提供される。再送信を要求された場合、スロット  $n + 2$ 、 $n + 3$  において、B S 1 0 4 はパケットを再送信する。受信された順方向リンクチャンネル 1 0 8 a および逆方向リンクチャンネル 1 0 8 b 上のスロットの位置は M S 1 0 6 において同期させられる。それ故、順方向チャンネルリンク 1 0 8 a および逆方向チャンネルリンク 1 0 8 b 上のスロットの相対的位置は固定される。B S 1 0 4 は B S 1 0 4 および M S 1 0 6 間の往復の遅延を測ることができる。その結果、S A が B S 1 0 4 に到着しなければならぬタイムスロットが確認され、受信されたパケットの処理と S A との関係が決定可能となるようになる。

40

【 0 0 6 7 】

本発明の一実施の形態において、受信されたパケットの処理と S A との関係は、パケットの受信と S A を戻す送信との間のスロットの数、即ち、スロット  $n - 2$ 、 $n - 1$ 、

50

を固定することにより決定可能となる。その結果、BS104は各SAを有する各パケットと結合可能となる。この技術分野の熟練者は図5がこの概念を単に図示するのみであることを意味することを理解できるであろう。その結果、特定の事項に割り当てられるスロットの数は変化可能であり、例えばパケットの品質基準の復号および評価は2よりも大きいかまたは小さいスロット内において生じさせることができる。さらに、一定の事項、例えばパケットの長さ、SAの受領とパケットの再送信との間の遅延、は本質的に変動し易い。

【0068】

本発明の他の実施の形態において、受信されたパケットの処理とSAとの間の関係は、どのパケットが再送信されるべきかの情報をSAに含むことにより、確定可能である。

10

【0069】

好ましい実施の形態の上記記述はこの技術分野のいかなる熟練者においても本発明を動作させまたは使用することを可能とするように提供される。これらの実施の形態に対する種々の変更が容易であることはこの技術分野の熟練者にとって明らかであり、ここに規定された一般的な原理は発明能力を用いることなしに他の実施の形態においても適用可能である。このように本発明は、ここに示された実施の形態に限定されることを意図するものではなく、ここに記載された原理および新規な特徴に矛盾しない最も広い概念に対応すべきものである。

【符号の説明】

【0070】

20

- 100 ... 通信システム
- 102 ... 基地局制御器
- 104 ... 第1端末装置
- 106 ... 第2端末装置、MS
- 108a ... 順方向リンク
- 108b ... 逆方向リンク
- 110 ... 帰路
- 112 ... 接続部
- 202 ... スロット
- 204 ... 1/2スロット
- 206 ... 逆方向リンク電力制御信号
- 208 ... パイロットバースト
- 210 ... 第1の1/2スロット
- 212 ... 第2の1/2スロット
- 214 ... プリアンブル
- 502 ... 分配器
- 504 ... RLPプロセッサ
- 506 ... 分配器
- 508 ... 最初の時の待ち行列
- 510 ... 再送信待ち行列
- 512 ... スケジューラ
- 514 ... SA検出器
- 516 ... RLPメッセージ検出器
- 518 ... QARQ制御器
- 520 ... プリアンブル検出器
- 521 ... プロセッサ
- 522 ... デコーダ
- 524 ... RLPプロセッサ
- 526 ... SA生成器、RLPプロセッサ
- 528 ... バッファ

30

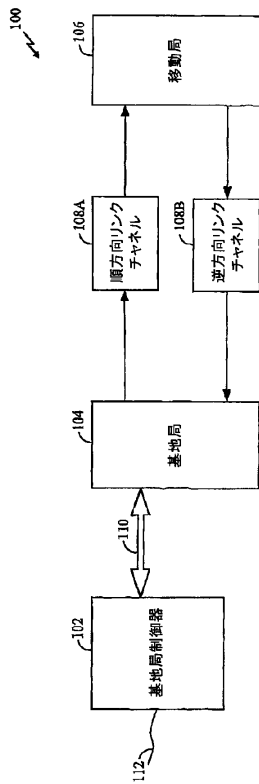
40

50

- 5 3 0 ... タイマー
- 5 3 2 ... R L Pメッセージ生成器
- 5 3 4 ... データシンク

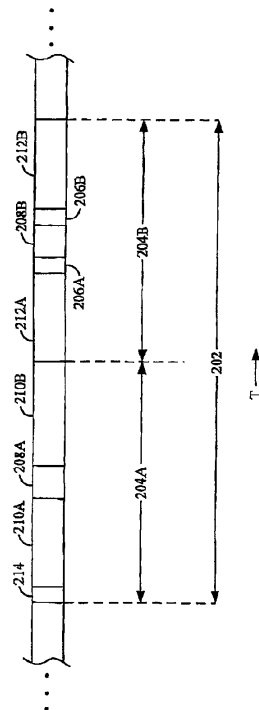
【図1】

図1



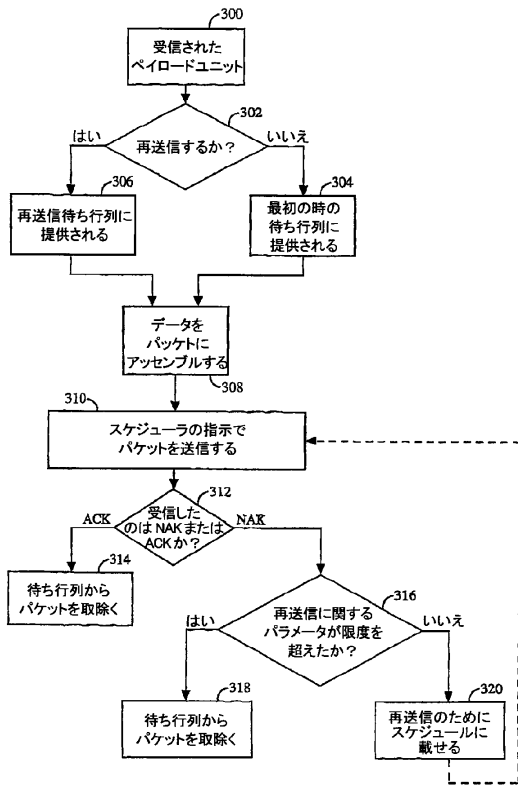
【図2】

図2



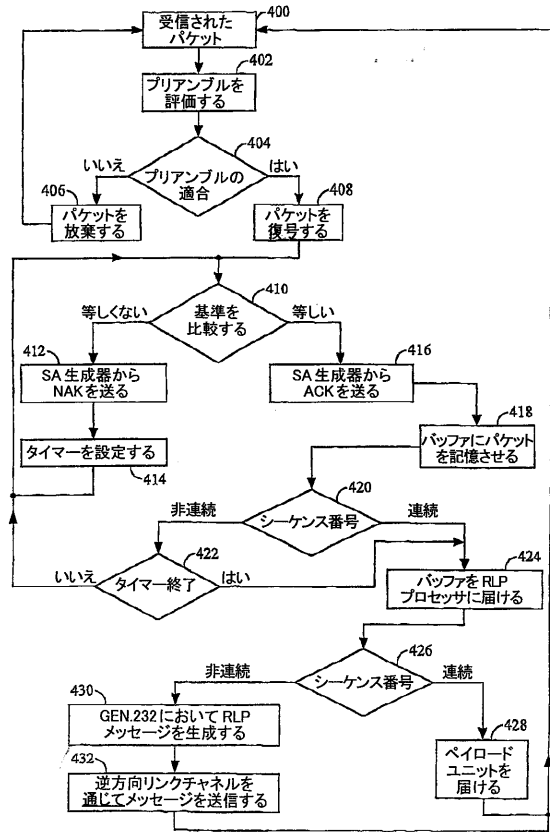
【図3】

図3



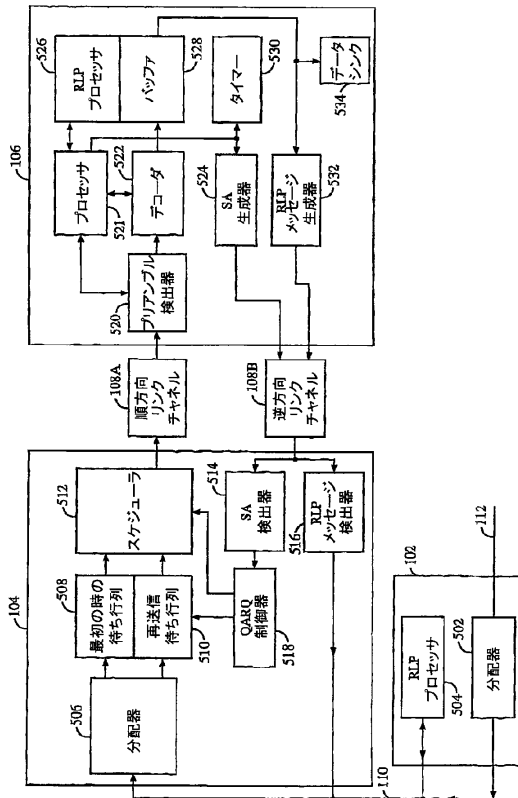
【図4】

図4



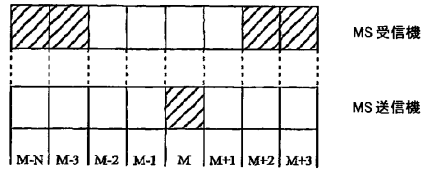
【図5】

図5



【図6】

図6



## フロントページの続き

- (72)発明者 アーマッド・ジャラリ  
アメリカ合衆国、カリフォルニア州 9 2 1 3 0 サン・ディエゴ、ウィローメア・レーン 5 6  
2 4
- (72)発明者 エデュアルド・エー・エス・エステベス  
アメリカ合衆国、カリフォルニア州 9 2 1 2 8 サン・ディエゴ、ユニット 1 6 1、アルタ・  
カメル・コート 1 2 0 6 3
- (72)発明者 ナガブーシャナ・ティー・シンデューシャヤナ  
アメリカ合衆国、カリフォルニア州 9 2 1 2 9 サン・ディエゴ、ローン・ロード 7 7 9 4
- (72)発明者 ピーター・ジェイ・ブラック  
アメリカ合衆国、カリフォルニア州 9 2 1 0 3 サン・ディエゴ、ファースト・アベニュー 2  
9 6 1
- (72)発明者 ラシッド・エー・アッター  
アメリカ合衆国、カリフォルニア州 9 2 1 2 2 サン・ディエゴ、コスタ・ベルデ・ブルバード  
8 5 2 0、アパートメント 3 1 1 2

## 合議体

審判長 新川 圭二  
審判官 菅原 道晴  
審判官 山中 実

- (56)参考文献 特開平10-66157(JP,A)  
米国特許第5677918(US,A)  
特開平11-177536(JP,A)  
特開平11-46217(JP,A)  
国際公開第00/08796(WO,A1)  
特開平10-210530(JP,A)  
特開平11-355273(JP,A)  
特開平9-205458(JP,A)  
特開平11-298533(JP,A)  
特開平8-213974(JP,A)  
国際公開第99/23844(WO,A2)  
特開平9-51559(JP,A)  
3G TS 25.322 V3.2.0, 2000年3月, 14ページ, 37ページ, URL  
:[http://www.3gpp.org/ftp/Specs/archive/25\\_  
series/25.322/25322-320.zip](http://www.3gpp.org/ftp/Specs/archive/25_series/25.322/25322-320.zip)

- (58)調査した分野(Int.Cl., DB名)

H04L1/00,1/16