

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号

特許第6993583号

(P6993583)

(45)発行日 令和4年1月13日(2022.1.13)

(24)登録日 令和3年12月14日(2021.12.14)

(51)国際特許分類

A 6 3 F 5/04 (2006.01)

F I

A 6 3 F 5/04 6 0 5 D

A 6 3 F 5/04 6 0 5 B

A 6 3 F 5/04 6 1 3 A

請求項の数 1 (全670頁)

(21)出願番号	特願2019-51880(P2019-51880)	(73)特許権者	390031783
(22)出願日	平成31年3月19日(2019.3.19)		サミー株式会社
(65)公開番号	特開2020-151126(P2020-151126 A)		東京都品川区西品川一丁目1番1号住友不動産大崎ガーデンタワー
(43)公開日	令和2年9月24日(2020.9.24)	(74)代理人	100113228
審査請求日	令和3年6月3日(2021.6.3)		弁理士 中村 正
早期審査対象出願		(72)発明者	岡本 浩一
			東京都品川区西品川一丁目1番1号 住友不動産大崎ガーデンタワー サミー株式会社内
		(72)発明者	谷口 侑磯
			東京都品川区西品川一丁目1番1号 住友不動産大崎ガーデンタワー サミー株式会社内
		(72)発明者	小野 駿介
			最終頁に続く

(54)【発明の名称】 遊技機

(57)【特許請求の範囲】

【請求項1】

「N」個のリールを備え、

クレジット数が上限値であるときに、所定抽選結果が決定され、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、遊技媒体の付与が行われる特定図柄組合せが停止表示される遊技（以下、「特定の遊技」と称する。）において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた場合は、「N」個目のリールを停止させるための励磁出力を所定期間亘って実行可能とし、「N」個目のリールが停止した後も当該励磁出力を当該所定期間が経過するまで継続可能とし、

前記特定の遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を実行する前記所定期間が経過する前の所定のタイミングで「N」個目のリールに対応するストップスイッチが離された場合は、前記所定期間が経過した後にホッパーの駆動信号を出力可能とし、クレジット数が「0」であるときに、前記所定抽選結果が決定され、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、前記特定図柄組合せが停止表示される遊技（以下、「所定の遊技」と称する。）において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた場合は、「N」個目のリールを停止させるための励磁出力を前記所定期間亘って実行可能とし、「N」個目のリールが停止した後も当該励磁出力を当該所定期間が経過するま

で継続可能とし、

前記所定の遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を実行する前記所定期間が経過する前の前記所定のタイミングで「N」個目のリールに対応するストップスイッチが離された場合は、前記所定期間が経過した後にクレジット数を加算可能とすることを特徴とする遊技機。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、遊技機に関するものである。

【背景技術】

【0002】

従来より、遊技機の1つとして、スロットマシンが知られている（たとえば、特許文献1参照）。

【先行技術文献】

【特許文献】

【0003】

【文献】特開2015-016110号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

本発明が解決しようとする課題は、遊技機としての性能を向上させることである。

【課題を解決するための手段】

【0005】

本発明は、以下の解決手段によって上述の課題を解決する（カッコ書きで、対応する実施形態の構成を示す。）。

本発明（第29実施形態）は、

「N」個（3個）のリール（31）を備え、

クレジット数が上限値（「50」）であるときに、所定抽選結果が決定され（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、遊技媒体の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図柄組合せ）が停止表示される遊技（以下、「特定の遊技」と称する。）において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた場合は、「N」個目のリールを停止させるための励磁出力を所定期間（当初明細書「2271」における「201.06ms」間）に亘って実行可能とし、「N」個目のリールが停止した後も当該励磁出力を当該所定期間が経過するまで継続可能とし、

前記特定の遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を実行する前記所定期間が経過する前の所定のタイミングで「N」個目のリールに対応するストップスイッチが離された場合は、前記所定期間が経過した後にホッパーの駆動信号を出力可能とし、クレジット数が「0」であるときに、前記所定抽選結果が決定され、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、前記特定図柄組合せが停止表示される遊技（以下、「所定の遊技」と称する。）において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた場合は、「N」個目のリールを停止させるための励磁出力を前記所定期間に亘って実行可能とし、「N」個目のリールが停止した後も当該励磁出力を当該所定期間が経過するまで継続可能とし、

10

20

30

40

50

前記所定の遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を実行する前記所定期間が経過する前の前記所定のタイミングで「N」個目のリールに対応するストップスイッチが離された場合は、前記所定期間が経過した後にクレジット数を加算可能とすることを特徴とする。

【発明の効果】

【0006】

本発明によれば、遊技機としての性能を向上させることができる。

【図面の簡単な説明】

【0007】

【図1】本実施形態において、遊技機の一例であるスロットマシンの制御の概略を示すブロック図である。

【図2】本実施形態において、メダル投入口から投入されたメダルが投入センサを通過するまでの様子を説明する正面図である。

【図3】第1実施形態（A）において、電源断が発生したときの電圧低下をタイムチャートで説明する図である。

【図4】第1実施形態（B）において、投入センサとメダルの通過との関係を説明する図である。

【図5】第1実施形態（B）において、投入センサのオン／オフをタイムチャートで説明する図である。

【図6】第1実施形態（C）において、メダルがメダル払出し装置から排出されるときの模式図である。

【図7】第1実施形態（C）において、メダルがメダル払出し装置から送出されるときの払出しセンサのオン（検知）／オフ（非検知）の様子を示す模式図である。

【図8】第1実施形態（C）において、払出しセンサのオン／オフをタイムチャートで示す図である。

【図9】第2実施形態において、メイン制御基板と基板ケースの概略を示す分解斜視図である。

【図10】第2実施形態において、（a）は、メイン制御基板を収容した基板ケースを示す平面図である。（b）は、ゲート跡の例1を示すA-A矢視断面図である。（c）は、ゲート跡の例2を示すA-A矢視断面図である。

【図11】第3実施形態において、メイン制御基板とサブ制御基板との間に断線が発生したときの処理の流れを説明する図である。

【図12】第4実施形態において、ストップスイッチの停止ボタンの移動を説明する断面図（模式図）であり、（a）は無負荷状態を示し、（b）は、検知センサがオフからオンになるときの状態を示し、（c）は停止ボタンを最深部まで押し込んだ状態を示し、（d）は、停止ボタンの押し込みを解除して検知センサがオンからオフになるときの状態を示す。

【図13】第4実施形態において、停止ボタンの動きとモータの励磁状態との関係をタイムチャートで示す図であり、（a）は例1を示し、（b）は例2を示す。

【図14】第5実施形態において、電源のオン／オフと、電圧レベルとの関係をタイムチャートで示す図であり、（a）はメインプログラム起動後の電源断を示し、（b）はメインプログラム起動前の電源断を示す。

【図15】第6実施形態において、（a）は、最後の排出メダルが固定軸及び可動軸に接する前の状態を示すメダル払出し装置の平面図であり、（b）は、最後の排出メダルが固定軸及び可動軸に接する前の状態であってホッパーディスクの回転が（a）より進んだ状態を示すメダル払出し装置の平面図である。

【図16】第6実施形態において、（a）は、最後の排出メダルが固定軸及び可動軸に接した状態を示すメダル払出し装置の平面図であり、（b）は、最後の排出メダルに押されて可動軸が移動した状態を示すメダル払出し装置の平面図である。

10

20

30

40

50

【図 1 7】第 6 実施形態において、(a) は、最後の排出メダルが排出部から排出された瞬間の状態を示すメダル払出し装置の平面図であり、(b) は、最後の排出メダルを排出した後、ホッパーディスクの回転が停止した状態を示すメダル払出し装置の平面図である。

【図 1 8】第 6 実施形態におけるホッパーモータの駆動信号とホッパーモータの駆動状態と排出部からのメダルの排出状況との関係を示すタイムチャートである。

【図 1 9】第 6 実施形態におけるメイン制御基板の動作とホッパーモータの駆動状態と払出しセンサの検知状態とメダルの排出タイミングとの関係を示す図である。

【図 2 0】第 6 実施形態における払出し処理の流れを示すフローチャートである。

【図 2 1】第 6 実施形態における払出し処理の流れの変形例を示すフローチャートである。

【図 2 2】第 7 実施形態において、フロントドアを閉じた状態におけるスロットマシンの側断面図であり、メイン制御基板とサブ制御基板との位置関係を説明する図である。

10

【図 2 3】第 7 実施形態において、フロントドアを閉じた状態でスロットマシンを正面視したときにおけるメイン制御基板上のメイン CPU と、サブ制御基板上の電解コンデンサとの位置関係を説明する図であり、(a) は、例 1 を示し、(b) は、例 2 を示す。

【図 2 4】第 7 実施形態において、フロントドアを閉じた状態でスロットマシンを正面視したときにおけるメイン制御基板上のメイン CPU と、サブ制御基板上の電解コンデンサとの位置関係を説明する図であり、(c) は、例 3 を示し、(d) は、例 4 を示す。

【図 2 5】第 8 実施形態において、フロントドアを閉じた状態におけるスロットマシンの筐体下前部(図 2 2 の A 部)の側断面拡大図であり、キャビネットとフロントドアとの間の間隙について説明する図である。

20

【図 2 6】第 9 実施形態において、(a) は、特別役(役物)の種類及び終了条件を示す図であり、(b) は、遊技状態の種類及び各遊技状態の規定数を示す図であり、(c) は、設定 1 における内部抽せん及び有利区間抽せんの置数表を示す図である。

【図 2 7】第 9 実施形態における非 RT 及び RT (非 AT) 共通で用いる演出決定テーブルを示す図である。

【図 2 8】第 9 実施形態における RB 内部中及び BB 内部中共通で用いる演出決定テーブルを示す図である。

【図 2 9】第 1 0 実施形態における管理情報表示 LED のテストパターン表示の例 1 を示す図である。

【図 3 0】第 1 0 実施形態における管理情報表示 LED のテストパターン表示の例 2 を示す図である。

30

【図 3 1】第 1 1 実施形態において、(A) は、表示基板上の各種 LED を示す図であり、(B) は、管理情報表示 LED を示す図であり、(C) は、設定値表示 LED を示す図である。

【図 3 2】第 1 1 実施形態において、デジット 1 a ~ 5 a 及びデジット 1 b ~ 5 b と、セグメント A ~ G 及び P との関係を示す図である。

【図 3 3】第 1 1 実施形態における出力ポートを示す図である。

【図 3 4】第 1 1 実施形態において、(A) は、割込みと、LED 表示カウンタ値と、デジット信号及びセグメント信号との関係を示す図である。また、(B) は、LED 表示要求フラグを示す図である。

40

【図 3 5】RWM に記憶されるデータのアドレス、ラベル名、名称等を示す図である。

【図 3 6】差数カウンタ値の概念を説明する図であり、(a) は例 1 を示し、(b) は例 2 を示す。

【図 3 7】差数カウンタ値と有利区間との関係を示す図であり、(a) は例 1 を示し、(b) は例 2 を示す。

【図 3 8】メイン制御基板によるプログラム開始処理(M_PRG_START)を示すフローチャートである。

【図 3 9】図 3 8 中、ステップ S 2 1 2 における設定変更処理(M_RANK_SET)を示すフローチャートである。

【図 4 0】図 3 8 中、ステップ S 2 1 3 の電源復帰処理(M_POWER_ON)を示すフロー

50

チャートである。

【図 4 1】第 1 1 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 4 2】図 4 1 中、ステップ S 2 7 2 における遊技開始セット処理 (M_GAME_SET) を示すフローチャートである。

【図 4 3】図 4 1 中、ステップ S 2 8 1 における A T 遊技回数カウンタ更新処理を示すフローチャートである。

【図 4 4】図 4 1 中、ステップ S 2 8 3 における有利区間移行抽選処理を示すフローチャートである。

【図 4 5】図 4 4 のステップ S 3 4 7 における有利区間移行処理を示すフローチャートである。

10

【図 4 6】図 4 5 のステップ S 3 5 5 における A T 抽選処理を示すフローチャートである。

【図 4 7】図 4 6 中、ステップ S 3 6 3 における A T 初期遊技回数決定処理を示すフローチャートである。

【図 4 8】図 4 1 のステップ S 2 8 4 における押し順指示番号セット処理 (M_ORD_INF) を示すフローチャートである。

【図 4 9】図 4 1 中、ステップ S 2 9 4 における入賞によるメダル払出し処理 (MS_WIN_PAY) を示すフローチャートである。

【図 5 0】図 4 1 のステップ S 3 0 1 における遊技終了チェック処理 (M_GAME_CHK) を示すフローチャートである。

20

【図 5 1】図 5 0 のステップ S 4 1 6 における有利区間カウンタ管理の例 1 を示すフローチャートである。

【図 5 2】図 5 0 のステップ S 4 1 6 における有利区間カウンタ管理の例 2 を示すフローチャートである。

【図 5 3】割込み処理 (I_INTR) を示すフローチャートである。

【図 5 4】図 5 3 のステップ S 4 5 3 における電源断処理 (I_POWER_DOWN) を示すフローチャートである。

【図 5 5】図 5 3 中、ステップ S 4 5 3 における L E D 表示制御 (I_LED_OUT) を示すフローチャートである。

【図 5 6】第 1 1 実施形態におけるサブ差枚数カウンタ管理処理を示すフローチャートである。

30

【図 5 7】第 1 1 実施形態におけるサブ差枚数カウンタ管理処理を示すフローチャートであり、図 5 6 に続くフローチャートである。

【図 5 8】第 1 2 実施形態において、(A) は役物条件装置と作動終了条件を示し、(B) は R T ごとの規定数を示し、(C) は当選番号ごとの当選置数を示す図である。

【図 5 9】第 1 3 実施形態におけるリール及びストップスイッチを含む構成の概要を示す正面図、平面図、及び右側面図である。

【図 6 0】第 1 4 実施形態 (A) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

40

【図 6 1】第 1 4 実施形態 (A) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 6 2】第 1 4 実施形態 (B) におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 6 3】第 1 4 実施形態 (B) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 6 4】第 1 4 実施形態 (B) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャ

50

ートである。

【図 6 5】第 1 4 実施形態 (C) におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 6 6】第 1 4 実施形態 (C) における入賞によるメダル払出し処理 (M_WIN_PAY) を示すフローチャートである。

【図 6 7】第 1 4 実施形態 (C) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 6 8】第 1 4 実施形態 (C) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

10

【図 6 9】第 1 4 実施形態 (D) におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 7 0】第 1 4 実施形態 (D) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 1】第 1 4 実施形態 (D) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 2】第 1 4 実施形態 (E) におけるメイン処理 (M_MAIN) を示すフローチャートである。

20

【図 7 3】第 1 4 実施形態 (E) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 4】第 1 4 実施形態 (E) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 5】第 1 4 実施形態 (F) におけるリール、操作指示ランプ及びストップスイッチを含む構成の概要を示す正面図である。

【図 7 6】第 1 4 実施形態 (F) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

30

【図 7 7】第 1 4 実施形態 (F) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 8】第 1 4 実施形態 (G) において、最小遊技時間の経過後にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

【図 7 9】第 1 4 実施形態 (G) において、最小遊技時間の経過前にスタートスイッチが操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示すタイムチャートである。

40

【図 8 0】第 1 5 実施形態 (A) におけるメダルの加算処理の実行タイミングを示す図である。

【図 8 1】第 1 5 実施形態 (B) におけるメダルの加算処理の実行タイミングを示す図である。

【図 8 2】第 1 5 実施形態 (C) におけるメダルの加算処理の実行タイミングを示す図である。

【図 8 3】第 1 6 実施形態におけるメダルセレクタ、シュート通路 4 8、及びシュートセンサ 4 9 を正面から見た模式図である。

【図 8 4】第 1 7 実施形態における通路形成部材の正面図である。

50

- 【図 8 5】第 1 7 実施形態における通路形成部材の背面図である。
- 【図 8 6】第 1 7 実施形態における通路形成部材の左側面図である。
- 【図 8 7】第 1 7 実施形態における通路形成部材の図 8 5 の A - A 矢視断面図である。
- 【図 8 8】第 1 8 実施形態において説明する RWM の記憶領域の主要なものを示す図である。
- 【図 8 9】第 1 8 実施形態において、外部信号 4 及び外部信号 5 の出力タイミングを示すタイムチャート（例 1）である。
- 【図 9 0】第 1 8 実施形態において、外部信号 4 及び外部信号 5 の出力タイミングを示すタイムチャート（例 2）である。
- 【図 9 1】第 1 8 実施形態において、外部信号出力処理を示すフローチャート（例 1）である。
- 【図 9 2】第 1 8 実施形態において、外部信号出力処理を示すフローチャート（例 1）であり、図 3 4 4 に続くフローチャートである。
- 【図 9 3】第 1 8 実施形態において、外部信号出力処理を示すフローチャート（例 2）である。
- 【図 9 4】第 1 8 実施形態において、外部信号出力処理を示すフローチャート（例 3）である。
- 【図 9 5】第 1 9 実施形態（A）におけるスロットマシンの制御の概略を示すブロック図である。
- 【図 9 6】第 1 9 実施形態において、設定変更状態、設定変更終了音及びランプ演出、並びに後述する 1 遊技時間との関係を示すタイムチャートである。
- 【図 9 7】ぱちんこ遊技機を前面側（遊技者側）から見た外観斜視図である。
- 【図 9 8】ぱちんこ遊技機を裏面側から見た外観斜視図である。
- 【図 9 9】ぱちんこ遊技機におけるブロック図である。
- 【図 1 0 0】ぱちんこ遊技機の電源投入後の起動の流れを説明するフローチャートである。
- 【図 1 0 1】図 1 0 0 のステップ S 7 0 2 における設定変更処理を示すフローチャートである。
- 【図 1 0 2】ぱちんこ遊技機における 1 遊技の流れを示すフローチャートである。
- 【図 1 0 3】基板ケース（上ケース及び下ケース）とメイン制御基板とを、前側から見た分解斜視図である。
- 【図 1 0 4】基板ケース（上ケース及び下ケース）とメイン制御基板とを、後側から見た分解斜視図である。
- 【図 1 0 5】基板ケース内にメイン制御基板が収容された状態を示す外観斜視図である。
- 【図 1 0 6】基板ケース内にメイン制御基板が収容された状態を前側から見た正面図である。
- 【図 1 0 7】基板ケース内にメイン制御基板が収容された状態を後（裏）側から見た正面図である。
- 【図 1 0 8】上ケースと下ケースとの嵌合状態を示す側面の断面図であり、（a）は仮嵌合状態（スライド移動前）を示し、（b）は本嵌合状態（スライド移動後）を示す。
- 【図 1 0 9】仮嵌合状態において、下ケース側から、側壁近傍を見た平面図である。
- 【図 1 1 0】メイン制御基板のコネクタに対し、ハーネスが接続された状態を示す平面図である。
- 【図 1 1 1】ハーネスとそのコネクタ端子を詳細に示す正面図である。
- 【図 1 1 2】始動に関するリード線を隠す例を示す斜視図である。
- 【図 1 1 3】基板ケースの上ケースと、カバーと、設定キー挿入口と、設定変更（リセット）スイッチとの位置関係を示す側面の断面図である。
- 【図 1 1 4】第 2 3 実施形態におけるリールの図柄配列を示す図である。
- 【図 1 1 5】第 2 3 実施形態における表示窓、有効ライン等を示す図である。
- 【図 1 1 6】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図（1）である。

10

20

30

40

50

【図 1 1 7】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図 (2) である。

【図 1 1 8】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図 (3) である。

【図 1 1 9】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図 (4) である。

【図 1 2 0】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図 (5) である。

【図 1 2 1】第 2 3 実施形態における役の図柄組合せ、及び払出し枚数等を示す図 (6) である。

【図 1 2 2】第 2 3 実施形態における条件装置及び当選役を示す図 (1) である。

【図 1 2 3】第 2 3 実施形態における条件装置及び当選役等を示す図 (2) である。

【図 1 2 4】第 2 3 実施形態における条件装置及び当選役等を示す図 (3) である。

【図 1 2 5】第 2 3 実施形態における条件装置及び当選役等を示す図 (4) である。

【図 1 2 6】第 2 3 実施形態における置数表 (非 R T) を示す図である。

【図 1 2 7】第 2 3 実施形態における置数表 (R T 1) を示す図である。

【図 1 2 8】第 2 3 実施形態における置数表 (1 B B 作動中かつ R B 非内部中) を示す図である。

【図 1 2 9】第 2 3 実施形態における置数表 (1 B B 作動中かつ R B 内部中) を示す図である。

【図 1 3 0】第 2 3 実施形態における置数表 (1 B B 作動中かつ R B 作動中) を示す図である。

【図 1 3 1】第 2 3 実施形態における R T 遷移を示す図である。

【図 1 3 2】第 2 3 実施形態におけるメイン遊技状態の遷移を示す図である。

【図 1 3 3】第 2 3 実施形態における RWM の内容を示す図 (1) である。

【図 1 3 4】第 2 3 実施形態における RWM の内容を示す図 (2) である。

【図 1 3 5】第 2 3 実施形態における RWM の内容を示す図 (3) である。

【図 1 3 6】第 2 3 実施形態における RWM の内容を示す図 (4) である。

【図 1 3 7】第 2 3 実施形態における RWM の内容を示す図 (5) である。

【図 1 3 8】第 2 3 実施形態における RWM の内容を示す図 (6) である。

【図 1 3 9】第 2 3 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 1 4 0】第 2 3 実施形態におけるスタートスイッチ受付処理 (M_START_CTL) を示すフローチャートである。

【図 1 4 1】第 2 3 実施形態における図柄停止信号セット (S_IF_SET) を示すフローチャートである。

【図 1 4 2】第 2 3 実施形態における停止受付指定テーブル 1 (TBL_ORD_INF1) 及び停止受付指定テーブル 2 (TBL_ORD_INF1) を示す図である。

【図 1 4 3】第 2 3 実施形態における待機演出開始 (M_TARPIC_EXE) を示すフローチャートである。

【図 1 4 4】第 2 3 実施形態におけるリール演出データテーブル (TBL_TARPIC_DAT) を示す図である。

【図 1 4 5】第 2 3 実施形態におけるリール演出実行タイマテーブル 1 ~ 8 (TBL_TARPIC_TM1 ~ TM8) を示す図である。

【図 1 4 6】第 2 3 実施形態におけるリール停止受付チェック (M_STOP_CHK) を示すフローチャートである。

【図 1 4 7】第 2 3 実施形態における停止図柄セット (M_STOPPIC_SET) を示すフローチャートである。

【図 1 4 8】図 1 3 9 のステップ S 7 5 3 における遊技終了チェック処理 (M_GAME_CHK) を示すフローチャートである。

10

20

30

40

50

【図 1 4 9】図 1 4 8 のステップ S 9 4 1 におけるメイン遊技状態遊技終了時処理を示すフローチャートである。

【図 1 5 0】図 1 4 9 のステップ S 9 5 7 における有利区間終了準備 (M_ADVEND_STB Y) を示すフローチャートである。

【図 1 5 1】第 2 3 実施形態における割込み処理 (I_INTR) を示すフローチャートである。

【図 1 5 2】第 2 3 実施形態におけるリール駆動管理 (I_REEL_ADM) を示すフローチャートである。

【図 1 5 3】第 2 3 実施形態におけるリール制御データアドレスセット (C_RLDAT_SET) を示すフローチャートである。

【図 1 5 4】第 2 3 実施形態におけるリール駆動制御 (I_REEL_CTL) を示すフローチャートである。

【図 1 5 5】図 1 5 4 に続くフローチャートである。

【図 1 5 6】第 2 3 実施形態における加速・減速パルス出力カウンタテーブル (TBL_PULSE_UP) を示す図である。

【図 1 5 7】第 2 3 実施形態におけるリール駆動パルス更新 (I_PULSE_INC) を示すフローチャートである。

【図 1 5 8】第 2 3 実施形態におけるリール駆動パルステーブル (TBL_REEL_PULSE) を示す図である。

【図 1 5 9】第 2 3 実施形態における減速開始検査 (I_REDUCE_CHK) を示すフローチャートである。

【図 1 6 0】第 2 3 実施形態におけるのめり込み防止出力を示すフローチャートである。

【図 1 6 1】第 2 3 実施形態における対決演出出力制御を示すフローチャートである。

【図 1 6 2】第 2 3 実施形態における音量設定を説明する図である。

【図 1 6 3】第 2 3 実施形態における管理者モードの音量設定を示すフローチャートである。

【図 1 6 4】メイン CPU のハードウェアの構造を示す図である。

【図 1 6 5】図 1 6 4 の ROM、及び RWM の構造をより詳細に示す図である。

【図 1 6 6】(A) は、A ~ F、H、L、Q レジスタを示す図であり、(B) は、F レジスタの構造を示す図である。

【図 1 6 7】(A) は、命令の一例を示す図であり、(B) は命令の実行を説明する図である。

【図 1 6 8】第 2 4 実施形態において、命令の種類 (1) を示す図である。

【図 1 6 9】第 2 4 実施形態において、命令の種類 (2) を示す図である。

【図 1 7 0】第 2 4 実施形態において、命令の種類 (3) を示す図である。

【図 1 7 1】第 2 4 実施形態において、命令の種類 (4) を示す図である。

【図 1 7 2】第 2 4 実施形態において、有利区間 (AT) に関するデータを記憶する RWM の内容を示す図である。

【図 1 7 3】第 2 5 実施形態における RWM の内容 (1) を示す図である。

【図 1 7 4】第 2 5 実施形態における RWM の内容 (2) を示す図である。

【図 1 7 5】第 2 5 実施形態における RWM の内容 (3) を示す図である。

【図 1 7 6】第 2 5 実施形態における定義データ (1) を示す図である。

【図 1 7 7】第 2 5 実施形態における定義データ (2) を示す図である。

【図 1 7 8】第 2 5 実施形態における定義データ (3) を示す図である。

【図 1 7 9】第 2 5 実施形態における定義データ (4) を示す図である。

【図 1 8 0】第 2 5 実施形態で用いられる各種テーブルの概要を示す図である。

【図 1 8 1】第 1 リール図柄配列テーブル (TBL_PICARG_1) を示す図である。

【図 1 8 2】第 1 リール図柄図柄組合せテーブル (TBL_PICCMB_1) (1) を示す図である。

【図 1 8 3】第 1 リール図柄図柄組合せテーブル (TBL_PICCMB_1) (2) を示す図で

10

20

30

40

50

ある。

【図 1 8 4】第 1 リール図柄図柄組合せテーブル (TBL_PICCMB_1) (3) を示す図である。

【図 1 8 5】第 2 リール図柄配列テーブル (TBL_PICARG_2) を示す図である。

【図 1 8 6】第 2 リール図柄組合せテーブル (TBL_PICCMB_2) (1) を示す図である。

【図 1 8 7】第 2 リール図柄組合せテーブル (TBL_PICCMB_2) (2) を示す図である。

【図 1 8 8】第 2 リール図柄組合せテーブル (TBL_PICCMB_2) (3) を示す図である。

【図 1 8 9】第 3 リール図柄配列テーブル (TBL_PICARG_3) を示す図である。

【図 1 9 0】第 3 リール図柄組合せテーブル (TBL_PICCMB_3) (1) を示す図である。

【図 1 9 1】第 3 リール図柄組合せテーブル (TBL_PICCMB_3) (2) を示す図である。

【図 1 9 2】第 3 リール図柄組合せテーブル (TBL_PICCMB_3) (3) を示す図である。

【図 1 9 3】払出し枚数テーブル (TBL_WIN_CTL) を示す図である。

【図 1 9 4】リール停止受付チェック (M_STOP_PIC) を示すフローチャートである。

【図 1 9 5】図 1 9 4 のステップ S 1 0 2 4 における停止図柄セット (M_STOPPIC_SET) を示すフローチャートである。

【図 1 9 6】図 1 9 5 のステップ S 1 0 3 3 におけるリール図柄データセット (M_PICDAT_SET) を示すフローチャートである。

【図 1 9 7】図 1 9 6 のステップ S 1 0 4 3 におけるテーブル選択 (R_TBL_SEL) を示すフローチャートである。

【図 1 9 8】図 1 9 6 のステップ S 1 0 4 5 における 4 ビットデータ取得 (M_4BITDAT_GET) を示すフローチャートである。

【図 1 9 9】図 1 9 6 のステップ S 1 0 5 2 におけるビット数カウント (M_BIT_COUNT) を示すフローチャートである。

【図 2 0 0】1 ライン表示判定 (M_LINE_JUDGE) を示すフローチャートである。

【図 2 0 1】図 2 0 0 のステップ S 1 1 0 3 における指定データ取得 (M_SELDAT_SET) を示すフローチャートである。

【図 2 0 2】第 2 5 実施形態における R B 作動管理を示すフローチャートである。

【図 2 0 3】第 2 6 実施形態における RWM 5 3 の構成を示す図である。

【図 2 0 4】(A) は図柄制御データテーブル (TBL_PIC_DAT) を示す図であり、(B) はリール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH) を示す図である。

【図 2 0 5】第 1 リール図柄検索テーブル (TBL_PICARG_1) (1) を示す図である。

【図 2 0 6】第 1 リール図柄検索テーブル (TBL_PICARG_1) (2) を示す図である。

【図 2 0 7】第 1 リール図柄検索テーブル (TBL_PICARG_1) (3) を示す図である。

【図 2 0 8】第 1 リール図柄検索テーブル (TBL_PICARG_1) (4) を示す図である。

【図 2 0 9】第 1 リール図柄検索テーブル (TBL_PICARG_1) (5) を示す図である。

【図 2 1 0】第 2 リール図柄検索テーブル (TBL_PICARG_2) (1) を示す図である。

【図 2 1 1】第 2 リール図柄検索テーブル (TBL_PICARG_2) (2) を示す図である。

【図 2 1 2】第 2 リール図柄検索テーブル (TBL_PICARG_2) (3) を示す図である。

【図 2 1 3】第 2 リール図柄検索テーブル (TBL_PICARG_2) (4) を示す図である。

【図 2 1 4】第 2 リール図柄検索テーブル (TBL_PICARG_2) (5) を示す図である。

【図 2 1 5】第 3 リール図柄検索テーブル (TBL_PICARG_3) (1) を示す図である。

【図 2 1 6】第 3 リール図柄検索テーブル (TBL_PICARG_3) (2) を示す図である。

【図 2 1 7】第 3 リール図柄検索テーブル (TBL_PICARG_3) (3) を示す図である。

【図 2 1 8】第 3 リール図柄検索テーブル (TBL_PICARG_3) (4) を示す図である。

【図 2 1 9】第 3 リール図柄検索テーブル (TBL_PICARG_3) (5) を示す図である。

【図 2 2 0】第 2 6 実施形態における払出し枚数テーブル (TBL_WIN_CTL) (1) を示す図である。

【図 2 2 1】第 2 6 実施形態における払出し枚数テーブル (TBL_WIN_CTL) (2) を示す図である。

10

20

30

40

50

- 【図 2 2 2】第 2 6 実施形態におけるメイン処理を示すフローチャートである。
- 【図 2 2 3】図 2 2 2 のステップ S 1 1 3 3 におけるスタートスイッチ受け付け時処理を示すフローチャートである。
- 【図 2 2 4】図 2 2 3 のステップ S 1 1 4 2 におけるリール回転開始準備処理を示すフローチャートである。
- 【図 2 2 5】図 2 2 2 のステップ S 1 1 3 5 におけるリール停止制御を示すフローチャートである。
- 【図 2 2 6】図 2 2 5 のステップ S 1 1 6 5 における図柄配列アドレスバッファセットを示すフローチャートである。
- 【図 2 2 7】図 2 2 2 のステップ S 1 1 3 7 における表示判定処理を示すフローチャートである。 10
- 【図 2 2 8】第 2 7 実施形態において、図柄配列テーブルの例 1 を示す図である。
- 【図 2 2 9】第 2 7 実施形態において、図柄配列テーブルの例 2 を示す図である。
- 【図 2 3 0】第 2 8 実施形態における表示窓及び有効ラインと RWM 領域とを示す図である。
- 【図 2 3 1】第 2 8 実施形態における図柄配列を示す図である。
- 【図 2 3 2】第 2 8 実施形態における第 1 リール図柄配列テーブル (TBL_PICARG_1) を示す図である。
- 【図 2 3 3】第 2 8 実施形態における第 2 リール図柄配列テーブル (TBL_PICARG_2) を示す図である。 20
- 【図 2 3 4】第 2 8 実施形態における第 3 リール図柄配列テーブル (TBL_PICARG_3) を示す図である。
- 【図 2 3 5】第 2 8 実施形態における役定義を示す図である。
- 【図 2 3 6】第 2 9 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。
- 【図 2 3 7】第 3 0 実施形態における RWM の内容を示す図である。
- 【図 2 3 8】第 3 0 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。
- 【図 2 3 9】図 2 3 8 のステップ S 1 3 1 2 におけるリール停止受付チェックを示すフローチャートである。 30
- 【図 2 4 0】図 2 3 8 のステップ S 1 3 1 3 における入力検査を示すフローチャートである。
- 【図 2 4 1】図 2 3 8 のステップ S 1 3 1 6 における全リール停止チェックを示すフローチャートである。
- 【図 2 4 2】第 3 1 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。
- 【図 2 4 3】第 3 2 実施形態における RWM の内容を示す図である。
- 【図 2 4 4】第 3 2 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。
- 【図 2 4 5】図 2 4 4 のステップ S 1 3 6 1 におけるリール停止受付チェックを示すフローチャートである。 40
- 【図 2 4 6】図 2 4 5 のステップ S 1 3 7 4 における脱調検査準備を示すフローチャートである。
- 【図 2 4 7】図 2 4 6 のステップ S 1 3 8 2 における脱調検査を示すフローチャートである。
- 【図 2 4 8】図 2 4 6 のステップ S 1 3 8 7 における停止受け付け可待ちを示すフローチャートである。
- 【図 2 4 9】第 3 3 実施形態における RWM の内容を示す図である。
- 【図 2 5 0】第 3 3 実施形態における入力ポート 0 に入力される各信号を示す図である。
- 【図 2 5 1】第 3 3 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。 50

る。

【図 2 5 2】第 3 3 実施形態におけるメイン処理 (M_MAIN) の変形例を示すフローチャートである。

【図 2 5 3】第 3 4 実施形態における RWM の内容 (1) を示す図である。

【図 2 5 4】第 3 4 実施形態における RWM の内容 (2) を示す図である。

【図 2 5 5】(a) は、ストップスイッチ判定テーブル (TBL_STPBTN_CHK) を示す図であり、(b) は、停止受付可判定テーブルを示す図である。

【図 2 5 6】第 3 4 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。

【図 2 5 7】図 2 5 6 のステップ S 1 4 2 1 におけるリール停止受付チェックを示すフローチャートである。

10

【図 2 5 8】図 2 5 7 のステップ S 1 4 3 2 における停止受付可検査を示すフローチャートである。

【図 2 5 9】ストップスイッチ受付テーブル (TBL_STOP_BTN) を示す図である。

【図 2 6 0】第 3 5 実施形態におけるリール停止受付チェックを示すフローチャートである。

【図 2 6 1】第 3 6 実施形態におけるストップスイッチ 4 2 の操作順序とリール 3 1 の停止順序と図柄の停止表示とテンパイ音の出力との関係を示す模式図である。

【図 2 6 2】第 3 6 実施形態におけるストップスイッチ 4 2 の操作順序とリール 3 1 の停止順序と図柄の停止表示とテンパイ音の出力との関係を示す模式図である。

20

【図 2 6 3】第 3 6 実施形態におけるストップスイッチ 4 2 の操作順序とリール 3 1 の停止順序と図柄の停止表示とテンパイ音の出力との関係を示す模式図である。

【図 2 6 4】第 3 6 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートである。

【発明を実施するための形態】

【0008】

本明細書において、用語の意味は、以下の通りである。

「ベット」とは、遊技を行うためにメダル（遊技媒体）を賭けることをいう。メダルをベットするには、メダル投入口 4 7 から実際のメダルを手入れ投入するか、又はクレジット（貯留）されているメダルをベットするためにベットスイッチ 4 0 を操作する。

30

一方、「クレジット（「貯留」ともいう。）」とは、上記「ベット」とは異なり、スロットマシン 1 0 内部にメダルを貯留することをいう。本明細書では、「クレジット」というときは、「ベット」を含まない意味で使用する。

さらに、「投入」とは、メダルをベット又はクレジットすることをいう。

また、「規定数」とは、当該遊技で遊技を開始（実行）可能なベット数をいう。たとえば、規定数「2」又は「3」である遊技では、ベット数「2」又は「3」のいずれかで遊技を開始可能であり、ベット数「1」で遊技を行うことはできない。

なお、説明の便宜上、「規定数」を「ベット数」と称する場合もある。

一方、「ベット数」というときは、「規定数」以外を指す場合もある。たとえば規定数「2」又は「3」の遊技において、1 枚のメダルが投入された時点（遊技開始前）では、ベット数は「1」（その時点でベットされている数）である。

40

【0009】

「手入れ」とは、遊技者が、メダル投入口 4 7（後述）からメダルを投入することをいう。

「手入れベット」とは、遊技者が、メダル投入口 4 7 からメダルを手入れすることにより、メダルをベットすることをいう。

「手入れクレジット」とは、遊技者が、メダル投入口 4 7 からメダルを手入れすることにより、メダルをクレジットすること（クレジットを加算する）ことをいう。

「ベットメダル」とは、ベットされているメダルをいう。

「貯留メダル」とは、クレジット（貯留）されているメダルをいう。

【0010】

50

「貯留ベット」とは、遊技者がベットスイッチ４０（後述）を操作することにより、当該遊技でベット可能な範囲内において、クレジットされているメダルの一部又は全部を、遊技を行うためにベットすることをいう。

「自動ベット」とは、リプレイが入賞したときに、スロットマシン１０の制御処理により、前回遊技でベットされていた数のメダルを自動でベットすることをいう。

ここで、小役に対応する図柄組合せが停止表示（有効ラインに停止したことを意味する。以下同じ。）したことを「小役の入賞」と称する。一方、「遊技機の認定及び型式の検定等に関する規則（以下、単に「規則」という。）」では、リプレイに対応する図柄組合せが停止表示したときは、再遊技に係る条件装置の作動であって「入賞」ではないと解釈されている。しかし、本願（本明細書等）では、リプレイに対しても役の１つとして扱い（再遊技役）、リプレイに対応する図柄組合せが停止表示したことを「リプレイの入賞」と称する場合がある。

10

「精算」とは、ベットメダル及び／又は貯留メダルを遊技者に対して払い出すことをいう。本実施形態では、精算スイッチ４３（後述）が操作されたときに精算処理を実行する。

【００１１】

「払出し」とは、役の入賞に基づきメダルを遊技者に払い出すこと、又は上記精算によりメダルを払い出すことをいう。役の入賞に基づきメダルを遊技者に払い出すときは、クレジットとして貯留すること（貯留メダルを加算すること、換言すれば、RWM５３（後述）に記憶された電子データを更新すること）、及び払出し口（図示せず）から実際のメダルを払い出すことの双方を含む。メダルの払出しは、たとえば「５０」枚を限界枚数としてクレジットし、クレジット数が「５０」を超えた分のメダルは、遊技者に対して実際に払い出すように制御する。

20

なお、「払出し」を、「付与」と称する場合もある。したがって、「払出し数」を「付与数」と称する場合もある。

【００１２】

「遊技媒体」は、本実施形態ではメダルであるが、たとえば封入式（ECO）遊技機のような場合には、遊技媒体として電子情報（電子メダル、電子データ）が用いられる。なお、「電子情報」とは、たとえば貸出し機に金銭（紙幣）を投入すると、その金銭に対応する分の電子情報に変換されるとともに、その電子情報の一部又は全部を、遊技機で遊技を行うための遊技媒体として遊技機にクレジット可能となるものである。

30

なお、「遊技媒体」は、「遊技価値」と称する場合もある。

【００１３】

また、遊技媒体が電子情報である場合において、「メダルの払出し」とは、遊技機に備えられた遊技媒体クレジット装置にクレジット（加算）することを意味する。したがって、「メダルの払出し」とは、実際にメダルをホッパー３５（後述）から払い出すことのみを意味するものではなく、遊技媒体クレジット装置に、入賞役に対応する配当分の電子情報をクレジット（加算）する処理も含まれる。

【００１４】

「 $N-1$ 」遊技目、「 N 」遊技目、「 $N+1$ 」遊技目、・・・（「 N 」は、２以上の整数）と遊技が進行する場合において、現在の遊技が「 N 」遊技目であるとき、「 N 」遊技目の遊技を「今回遊技」と称する。また、「 $N-1$ 」遊技目の遊技を「前回遊技」と称する。さらにまた、「 $N+1$ 」遊技目の遊技を「次回遊技」と称する。

40

【００１５】

本明細書において、数字の末尾（特に、８ビット）に「（B）」を付した数値は、２進数を意味する。同様に、数字の末尾に「（H）」を付した数値は、１６進数を意味する。具体的には、たとえば１０進数で「１６」を示す数値は、２進数では「０００１００００（B）」と表記し、１６進数では「１０（H）」と表記する。また、１０進数を意味する数値については、必要に応じて「１６（D）」と表記する。

ただし、２進数、１０進数、及び１６進数のいずれであるかが明確であるときは、それぞれ「（B）」、「（D）」、「（H）」の末尾記号を省略する場合がある。

50

【0016】

ストップスイッチ42の「操作態様」とは、ストップスイッチ42の押し順、及び／又は操作タイミング（対象図柄が有効ラインに停止するためのストップスイッチの押すタイミング）を意味する。

また、ストップスイッチ42の「有利な操作態様」とは、ストップスイッチ42の操作態様によって遊技結果（有効ラインに停止する図柄組合せ）に有利／不利が生じる遊技において、払出しを有する若しくは払出し数の多い図柄組合せが停止する操作態様、有利なRTに移行（昇格）する図柄組合せが停止する操作態様、又は不利なRTに移行（転落）しない図柄組合せが停止する操作態様をいう。「有利な操作態様」は、正解操作態様、正解押し順とも称される。

10

【0017】

「ストップスイッチ42の操作態様によって遊技結果に有利／不利が生じる遊技」は、たとえば後述する図58に示す当選番号「3」～「8」のいずれかに当選した遊技（いわゆる「押し順ベル」に当選した遊技）に相当する。また、図58では図示していないが、たとえば複数種類のリプレイに当選した遊技（重複リプレイ当選時。いわゆる「押し順リプレイ」に当選した遊技）において、入賞したリプレイの種類によってRTが移行するような場合も相当する。

【0018】

「指示機能」とは、ストップスイッチ42の操作態様を遊技者に指示する機能を意味する。指示機能は、原則として、ストップスイッチ42の有利な操作態様を遊技者に指示する機能である。

20

いいかえれば、「指示機能」は、入賞を容易にする装置を指す。

なお、「指示」内容を見えるように示すことが「表示」であり、指示内容を遊技者に知らせることが「報知」である。よって、「指示機能」は、「表示機能」でもあり、「報知機能」でもある。

【0019】

また、ストップスイッチ42の操作態様の報知は、最も有利となる操作態様の報知に限らない可能性がある。そして、最も有利となるストップスイッチ42の操作態様の報知を「指示機能の作動」としてもよいが、最も有利となるストップスイッチ42の操作態様を含むいずれかの操作態様の報知を「指示機能の作動」としてもよい。

30

たとえば、後述する図58（B）の当選番号「3」～「8」に示す押し順ベルが6択押し順である場合、その押し順ベル当選時の配当は図58の例では10枚又は1枚であるが、これに代えて、押し順に応じて、1枚、3枚、4枚、10枚、又は取りこぼし（非入賞）のいずれかになると仮定する。

ここで、10枚役を入賞させるための押し順を報知することは、ストップスイッチ42の有利な操作態様の報知であり、「指示機能の作動」に該当することはもちろんである。

一方、1枚役、3枚役、又は4枚役を入賞させるための押し順を報知することを、「有利な操作態様の報知（指示機能の作動）」としてもよく、「有利な操作態様の報知」としなくともよい。

【0020】

40

4枚役を入賞させるための押し順は、10枚役を入賞させない押し順であるから、最も有利となる操作態様ではない。しかし、ベット数「3」に対して払出し数「4」となり、当該遊技の差枚数は「+1」となるから、差枚数を増加させる操作態様であり、必ずしも不利な操作態様とはいえない。

同様に、3枚役を入賞させるための押し順は、10枚役を入賞させない押し順であるから、最も有利な操作態様ではない。しかし、ベット数「3」に対して払出し数「3」となり、差枚数を現状維持する（差枚数を減少させない）操作態様であるから、必ずしも不利な操作態様とはいえない。

【0021】

さらに同様に、1枚役を入賞させるための押し順は、10枚役を入賞させない押し順であ

50

るから、最も有利な操作態様ではない。さらに、ベット数「3」に対して払出し数「1」となり、差枚数を減少させる操作態様である。しかし、役をとりこぼさない操作態様ともいえるので、不利な操作態様とはいえない可能性がある。

【0022】

本実施形態では、押し順ベル当選時における指示機能の作動では、払出し数が最も多い役が入賞する操作態様（正解押し順）を報知する。

しかし、たとえば有利区間中の差枚カウンタ値（後述）が上限値（「2400（D）」）に近づいたが、有利区間の残り遊技回数（後述する有利区間クリアカウンタ値）に余裕があるときは、押し順ベルに当選したときに、上記のようにたとえば3枚役や4枚役を入賞させる押し順を報知し、差数カウンタ値が現状維持となるように制御することが考えられる。

10

【0023】

また、本実施形態において、指示機能の作動は、一の規定数に限られる。たとえば、指示機能を作動させる規定数を「3」と定めたとする。この場合、AT中の規定数「2」又は「3」の遊技において、ベット数「3」で遊技を開始し、押し順ベルに当選したときは、指示機能を作動可能である。これに対し、ベット数「2」で遊技を開始したときは、押し順ベルに当選したときであっても、指示機能は作動不可能である。

【0024】

「遊技区間」には、「通常区間（非有利区間）」と「有利区間」とを備える。なお、5.9号機では「待機区間」（有利区間抽選に当選したが、未だ有利区間に移行していない遊技区間）を設けていたが、現時点での6号機規則では、「待機区間」等は設けられていない。ただし、これに限らず、通常区間及び有利区間以外の遊技区間を設けてもよい。

20

「通常区間」とは、指示機能に係る信号、具体的には後述する押し順指示番号や入賞及びリプレイ条件装置番号（正解押し順を判別可能な情報）を周辺基板（たとえば、サブ制御基板80）に送信することを禁止する遊技区間であり、かつ、指示機能に係る性能に一切影響を及ぼさない（指示機能に係る処理を実行しない）遊技区間を指す。換言すれば、通常区間は、操作態様を報知できない遊技区間である。ただし、役の抽選に加え、有利区間に移行するか否かの決定（抽選等）を行うことができる。

【0025】

通常区間では、指示機能を作動させてはならないため、メイン制御基板60と電氣的に接続された所定の表示装置（LED等）での押し順指示情報の表示を行うことができないし、指示機能に係る信号を周辺基板に送信しないので、サブ制御基板80に電氣的に接続された画像表示装置23による有利な操作態様の表示（報知）を行うこともできない。

30

【0026】

一方、「有利区間」とは、指示機能に係る性能を有する（指示機能を作動させてよい）遊技区間であり、具体的には、指示機能を作動させる場合には、メイン制御基板60において指示内容（ストップスイッチ42の操作態様）が識別できるように押し順指示情報を表示する場合に限り、指示機能に係る信号をサブ制御基板80に送信することができる遊技区間を指す。換言すれば、有利区間は、指示機能の作動ができる（指示機能を作動させてもよい）遊技区間、すなわちストップスイッチ42の操作態様の表示ができる（表示してもよい）遊技区間である。

40

ただし、サブ制御基板80は、メイン制御基板60が行う指示内容や、受信した指示機能に係る信号に反する演出を出力することはできない。

【0027】

また、有利区間は、ストップスイッチ42の操作態様によって遊技結果に有利／不利が生じる遊技であっても、指示機能を作動させなくても差し支えない。

一方、有利区間中は、ストップスイッチ42の操作態様によって遊技結果に有利／不利が生じる遊技では、常に指示機能を作動させてストップスイッチ42の操作態様を表示してもよい。

AT（報知遊技状態）は、ストップスイッチ42の操作態様によって遊技結果に有利／不

50

利が生じる遊技において、ストップスイッチ４２の操作態様を報知する遊技状態である。したがって、ＡＴは、常に有利区間中であり、非有利区間中にＡＴが実行されることはない。

【００２８】

また、ＡＴは、ストップスイッチ４２の操作態様によって遊技結果に有利／不利が生じる遊技では、常に（１００％で）ストップスイッチ４２の操作態様を報知してもよいが、所定期間における出玉率を規則で定められた範囲内にするため等に、ストップスイッチ４２の操作態様によって遊技結果に有利／不利が生じる遊技であっても、ストップスイッチ４２の操作態様を報知しないことも考えられる。

たとえば、ＡＴ中に差数カウンタの上限値に近づいたが、未だＡＴ遊技回数が残っているような場合には、ＡＴを延命する観点から、一時的に、ストップスイッチ４２の操作態様を報知しない（指示機能を作動させない）ことも考えられる。

10

【００２９】

また、有利区間とＡＴとの関係については、種々設定することができる。たとえば第１に、「有利区間＝ＡＴ」に設定することが挙げられる。この場合、有利区間に当選したことで、ＡＴに当選したことは、等価である。そして、有利区間の１遊技目からＡＴが開始される。また、有利区間の終了とともにＡＴが終了する。

【００３０】

また第２に、「ＡＴ≠有利区間」に設定することが挙げられる。

この場合、有利区間に移行しただけでは、ＡＴの開始（実行）条件を満たさないようにし、有利区間中であることを条件に、ＡＴを実行するか否かを抽選等で決定し、ＡＴを実行することに決定したときは、当該ＡＴの所定の終了条件を満たすまでＡＴを実行することが挙げられる。なお、有利区間に移行したときに非ＡＴであるときは、たとえば、メイン遊技状態として、通常区間、前兆、ＣＺ（チャンスゾーン（ＡＴに当選しやすい期間））等に設定することが挙げられる。

20

【００３１】

有利区間移行後に前兆に移行するときは、必ず本前兆に移行するようにして、本前兆の所定遊技回数の終了後、ＡＴに移行してもよい。あるいは、有利区間移行時又は有利区間移行後に、本前兆とするかガセ前兆とするかを抽選等によって決定し、本前兆に決定されたときは本前兆終了後にＡＴに移行するようにしてもよい。また、ガセ前兆に決定されたときは、ガセ前兆終了後は、有利区間を維持してもよく、あるいは通常区間に移行してもよい。

30

さらにまた、ＡＴの終了条件を満たしたときは、ＡＴ及び有利区間の双方を終了させてもよい。あるいは、ＡＴは終了するものの、有利区間の終了条件を満たしていないときは、有利区間を継続（非ＡＴかつ有利区間）してもよい。有利区間と同時にＡＴを開始したときも同様である。

【００３２】

また、有利区間を開始するときに有利区間の遊技回数を決定し、その有利区間中は、有利区間に関する抽選等を実行しないことが挙げられる。

さらにまた、有利区間を開始するときに有利区間の初期遊技回数を決定し、有利区間中は、有利区間の（残り）遊技回数を上乗せ（加算）するか否かの決定（抽選等）を行うことが挙げられる。

40

さらに、有利区間に所定の終了条件を定め、有利区間の所定の終了条件を満たしたときは、有利区間の残り遊技回数（あるいは、ＡＴの残り遊技回数）を有する場合であっても、その時点で有利区間を終了することが挙げられる。

【００３３】

ここで、有利区間の「所定の終了条件」とは、後述する差数カウンタ値が「２４００（Ｄ）」を超えたこと、又は後述する有利区間クリアカウンタ（有利区間中の遊技回数）が「１５００（Ｄ）」に到達したことが挙げられる。これらのいずれかの条件を満たしたときは、有利区間の終了条件を満たすと判断し、次回遊技から通常区間（非有利区間）に移行

50

する。この場合、最終遊技がA Tであっても、有利区間の終了と同時にA Tも終了する。

【0034】

有利区間では、後述する有利区間表示LED（「区間表示器」とも称される。）77を点灯させる。有利区間表示LED77は、有利区間中は常に点灯させてもよいが、有利区間に移行した後、所定の点灯条件を満たしたときに点灯させてもよい。

ここで、「所定の点灯条件」とは、たとえば、有利区間であり、かつ、区間Sim出玉率が「1」を超える遊技状態において、指示機能を作動させるときが挙げられる。なお、有利区間表示LED77を一旦点灯させた後は、有利区間中はその点灯を維持する。

【0035】

また、「区間Sim（シミュレーション）出玉率」とは、当選役に対応する図柄組合せが必ず停止表示する（「PB≠1」の役に当選したときであっても、当該役に対応する図柄組合せが停止表示する）と仮定し、かつ、当選役に対応する図柄組合せが複数種類有するときは遊技者に最も有利となる図柄組合せ（押し順ベル当選時には、最大払出しとなる高目ベル）が停止表示すると仮定したときの出玉率である。区間Sim出玉率の計算では、役物作動（1BB作動等）による出玉（払出し数）を含めない。また、リプレイに当選した遊技では、ベット数「3」であるときは、払出し数を「0」とカウントし、リプレイの入賞に基づく再遊技（リプレイに当選した遊技の次回遊技）では、ベット数「0」、払出し数「x」（「x」は、当該遊技での払出し数）として計算する。あるいは、リプレイに当選した遊技の払出し数、及びその次回遊技のベット数をカウントしないようにしてもよい。

さらにまた、「区間Sim出玉率が「1」を超える遊技状態」とは、区間Sim出玉率が「1」を超えるように設定されたRTやメイン遊技状態が挙げられる。

ここで、区間Sim出玉率が「1」を超えるRTとしては、たとえばリプレイ当選確率が高く設定されたRTが挙げられる。

また、メイン遊技状態として、通常、CZ（チャンスゾーン）、A T、引戻し区間等が設けられているとすると、区間Sim出玉率が「1」を超えるメイン遊技状態としては、A Tが挙げられる。

【0036】

有利区間を終了するとき、より具体的には、有利区間の最終遊技において、たとえば後述する遊技終了チェック処理、あるいは有利区間の最終遊技の次回遊技における遊技開始セット処理時に、有利区間表示LED77を消灯する。有利区間の終了条件を満たしたときは、後述する有利区間表示LEDフラグの初期化処理を実行することにより、その後の割込み処理において有利区間表示LED77が消灯する。

【0037】

「有利区間に係る処理」とは、たとえば以下の処理が挙げられる。

- 1) 有利区間の（移行）抽選
- 2) 有利区間クリアカウンタの更新（減算、クリア）
- 3) 差数カウンタの更新（演算、クリア）
- 4) 有利区間種別フラグの更新
- 5) 有利区間表示LED77の制御（有利区間表示LEDフラグの更新）

【0038】

また、「指示機能に係る処理」とは、たとえば以下の処理が挙げられる。

- 1) 押し順指示情報の表示（指示機能の作動）
- 2) A Tの抽選
- 3) ゲーム数管理型A T（残り遊技回数が「0」となったときにA Tを終了する仕様）の場合、A T遊技回数カウンタの更新（減算、上乗せ加算、クリア）
- 4) 差枚数管理型A T（残り差枚数が「0」となったときにA Tを終了する仕様）の場合、A T差枚数カウンタの更新（減算、上乗せ加算、クリア）

【0039】

そして、現時点における規則では、有利区間に係る処理、及び指示機能に係る処理は、い

10

20

30

40

50

ずれも、以下を除き、一の遊技状態（ＲＴ）において、一の規定数で実行可能と定められている。そこで、本実施形態では、規定数「３」では有利区間に係る処理及び指示機能に係る処理を実行可能とし、規定数「２」では有利区間に係る処理及び指示機能に係る処理を実行不可能とした。

ただし、有利区間中においては、有利区間クリアカウンタの更新、及び差数カウンタの更新は、いずれの規定数であっても、実行する必要がある。

【００４０】

また、本実施形態では、役抽選結果が非当選であるとき（たとえば、後述する図２６や図５８の当選番号「０」のとき）、換言すれば、条件装置の非作動時の遊技では、有利区間に係る処理（有利区間移行抽選）を実行しないと定める。しかし、これに限らず、役抽選結果が非当選であっても有利区間に係る処理を実行してもよい。

一方、本実施形態では、役抽選結果が非当選であっても、非当選確率が所定値以上（極端に低確率でないとき。たとえば「 $1/17500$ 」以上。）であれば、指示機能に係る処理（ＡＴ抽選処理）を実行可能とする。

【００４１】

さらにまた、有利区間移行抽選（有利区間に係る処理）を実行した結果、有利区間移行抽選に当選したときは、次回遊技から有利区間となる。したがって、有利区間移行抽選（有利区間に係る処理）を実行し、有利区間に当選した遊技で、正解押し順の報知（指示機能に係る処理）を実行することはできない。

ただし、有利区間移行抽選（有利区間に係る処理）とＡＴ抽選（指示機能に係る処理）とを一遊技で行うことは差し支えない。さらに、たとえば、特定の役抽選結果となったときは、（抽選を実行することなく）有利区間かつＡＴに決定してもよい。

【００４２】

管理情報表示ＬＥＤ（「役比モニタ」又は「比率表示器」ともいう。）７４は、たとえば後述する図３１（Ｂ）に示すように４個のＬＥＤからなり、２桁の識別セグ（下記５項目のうちのいずれの項目であるかを所定の記号等によって表示するＬＥＤ）と、２桁の比率セグ（算出された比率を表示するためのＬＥＤ）とから構成されている。

【００４３】

管理情報表示ＬＥＤ７４は、以下の１）～５）の５項目の比率を、所定時間ごとに繰り返して表示する。

- １）有利区間比率（累計）（７Ｕ．）、又は指示込役物比率（累計）（７Ｐ．）のいずれか
- ２）連続役物比率（６０００遊技）（６ｙ．）
- ３）役物比率（６０００遊技）（７ｙ．）
- ４）連続役物比率（累計）（６Ａ．）
- ５）役物比率（累計）（７Ａ．）

【００４４】

たとえば、役物比率（累計）を表示する場合において、その比率が「５０」％であるときは、役物比率（累計）を示す記号「７Ａ．」を識別セグに表示し、「５０」を比率セグに表示する。

ここで、「累計」とは、それまでにカウントし続けた数値の総和を指し、本実施形態では、少なくとも「１７５０００」遊技回数以上になるまではカウントする。そして、累計が「１７５０００」遊技回数に満たないものであるときは、たとえば点滅表示によって比率を表示し、「１７５０００」遊技回数以上であるときは、たとえば点灯表示によって比率を表示する。累計は、「１７５０００」遊技回数以上となった後も、ＲＷＭ５３の所定アドレスに記憶可能な値（上限値）に到達するまで加算し続ける。

また、「６０００遊技」とは、１セットを「４００」遊技回数とし、その１５セットを合計した遊技回数である。

【００４５】

「有利区間比率」とは、全遊技区間（非有利区間＋有利区間）に対して、有利区間に滞在していた比率（割合）を指す。具体的には、たとえば全遊技区間の遊技回数が「１０００

10

20

30

40

50

」で、その間の有利区間の遊技回数が「700」であるときは、有利区間比率は、「70%」となる。

また、「指示込役物比率」とは、役物作動時の払出し数と、指示機能を作動させた遊技での払出し数との合計を、総払出し数で割った値である。なお、役物を搭載していないスロットマシンでは、「指示込役物比率」は、指示機能を作動させた遊技での払出し数を総払出し数で割った値となる。

役物作動時の払出し数と、指示機能を作動させた遊技での払出し数の総和は、指示込役物カウンタによってカウントされる。

【0046】

さらにまた、「指示機能を作動させた遊技での払出し数」は、指示機能の作動により表示された押し順に従ってストップスイッチ42を操作したことに基づいて、たとえば後述する図58中、当選番号「3」～「8」の10枚ベルが入賞したときは、指示込役物カウンタに「10」が加算される。

これに対し、指示機能を作動させた遊技において、表示された押し順と異なる押し順でストップスイッチ42を操作したために、図58の例における1枚ベルが入賞したときは、指示込役物カウンタに「1」が加算される。

同様に、指示機能を作動させた遊技において、表示された押し順と異なる押し順でストップスイッチ42を操作したために、当選役を取りこぼしたとき（役の非入賞時）は、指示込役物カウンタには加算されない。換言すれば、前回遊技でのカウント値のままとなる。

【0047】

なお、後述する図26の例において、AT中に共通ベル（当選番号「3」）に当選したときは、押し順ベルに当選したときと同様に指示機能を作動させ、獲得数表示LED78に押し順指示情報（ダミー）を表示する場合と、指示機能を作動させない場合とが挙げられる。そして、共通ベルの当選時に指示機能を作動させた場合には、当該遊技での払出し数は、指示込役物カウンタに加算される。

【0048】

一方、共通ベルに当選した場合において、指示機能を作動させないときは、当該遊技の払出し数は、指示込役物カウンタに加算されない。ただし、総払出し数カウンタには加算される。この場合、サブ制御基板80により、画像又は音声により正解押し順を報知する場合も含まれる。

【0049】

「連続役物比率」とは、総払出し数に対する、第一種特別役物（RB）の作動時における払出し数の比率を指す。したがって、本実施形態では、「総払い出し数に対する、1BB作動中の払出し数」を指す。

たとえば、「6000」遊技回数における総払出し数が「2000枚」で、そのうち、「第一種特別役物（RB）」作動時の払出し数が「500枚」であったとき、「連続役物比率（6000遊技）」は、「25（%）」となる。

【0050】

また、「役物比率」とは、総払出し数に対する、役物作動時における払出し数の比率を指す。ここで、「役物」とは、上記の第一種特別役物に加えて、第二種特別役物（CB）、MB（2BBとも称される。第二種役物連続作動装置。CBが連続作動。）、SB（シングルボーナス）が含まれる。

なお、上記5項目において、その項目に該当する機能を備えていない遊技機では、比率セグを「—」と点灯表示する。

たとえば、「RB（第1種特別役物）」を備えていない場合には、連続役物比率は存在しないので、比率表示番号「2」及び「4」の表示時には、比率セグを「—」と点灯表示する。

以上のように、管理情報表示LED74には、5種類の比率を表示するが、後述する図29及び図30に示すように、所定の条件を満たした場合の所定のタイミングでは、テストパターンを表示する。

10

20

30

40

50

【0051】

また、有利区間比率及び指示込役物比率は、規則上、70%以下にすべきことが定められている。また、役物比率は70%以下にすべきことが記載されており、連続役物比率は60%以下にすべきことが規定されている。

このため、管理情報表示LED74に表示された情報を見ることで、規則上の範囲内に収まっているか否かを確認することができる。

【0052】

なお、有利区間比率を70%以下とする仕様の遊技機を「7U」タイプと称し、指示込役物比率を70%以下とする仕様の遊技機を「7P」タイプと称する。有利区間を備える遊技機では、「7U」タイプ又は「7P」タイプのいずれかとなる。「7U」タイプの場合には、有利区間比率（累計）を管理情報表示LED74に表示し、「7P」タイプの場合には、指示込役物比率（累計）を表示する。

「7U」タイプでは、全遊技区間に対する有利区間の比率が「70」%以下にする必要があるが、「7P」タイプでは、指示機能の作動及び役物作動によって払い出された払出し数が総払出し数の70%以下にすればよく、たとえば遊技区間のうちの全期間、あるいはほとんどが有利区間であってもよい。

【0053】

たとえば、非有利区間に移行したときは、100%の確率で有利区間抽選に当選するように設定すること、ほぼ100%（たとえば98%程度）の確率で有利区間抽選に当選するように設定すること、あるいは、高確率（たとえば、70%）で有利区間抽選に当選するように設定することが挙げられる。

「7U」タイプは、設定値自体を参照して指示機能に係る処理（たとえばAT抽選）を行うことはできないが、「7P」タイプは、設定値自体を参照して指示機能に係る処理を行うことが可能である。

後述する第12実施形態では、BB2内部中のほとんどが有利区間中となり、この有利区間中においてATを実行するか否かの抽選を行う。

【0054】

また、管理情報表示LED74は、性能表示モニタとして、ぱちんこ遊技機においても適用可能である。

この場合の管理情報表示LED74（性能表示モニタ）は、スロットマシン（回胴式遊技機）の場合と同様に、2桁の識別セグと、2桁の比率セグとから構成される。そして、アウト球「60000」個ごとのリアルタイム（計測中）のベース値（「ベース値」とは、100個のアウト球に対してセーフ球が何個であるかを示す。）と、「60000」個ごとの1回前、2回前、及び3回前のベース値を順次表示する。たとえばリアルタイムのベース値の識別セグを「bL.」と表示し、1回前のベース値の識別セグを「b1.」と表示し、2回前のベース値の識別セグを「b2.」と表示し、3回前のベース値の識別セグを「b3.」と表示する。

このように、管理情報表示LED74は、遊技機のうち、スロットマシンに限らず、ぱちんこ遊技機においても適用される。

【0055】

以下、図面等を参照して、本発明の一実施形態について説明する。

図1は、本実施形態における遊技機の一例であるスロットマシン10の制御の概略を示すブロック図である。図1は、第1実施形態～第5実施形態に共通するブロック図である。スロットマシン10に設けられた代表的な制御基板として、メイン制御基板50とサブ制御基板80とを備える。

メイン制御基板50は、入力ポート51及び出力ポート52を有し、RWM53、ROM54、メインCPU55等を備える（図1で図示したもののみを備える意味ではない）。メイン制御基板50の外観や、メイン制御基板50が基板ケース56に収納されていることについては、第2実施形態（図9及び図10）で説明する。

【0056】

図 1 において、メイン制御基板 50 と、ベツトスイッチ 40 等の操作スイッチを含む遊技進行用の周辺機器とは、入力ポート 51 又は出力ポート 52 を介して電氣的に接続されている。入力ポート 51 は、操作スイッチ等の信号が入力される接続部であり、出力ポート 52 は、モータ 32 等の周辺機器に対して信号を送信する接続部である。

図 1 中、入力用の周辺機器は、その周辺機器からの信号がメイン制御基板 50 に向かう矢印で表示しており、出力用の周辺機器は、メイン制御基板 50 からその周辺機器に向かう矢印で示している（サブ制御基板 80 も同様である）。

【0057】

RWM 53 は、遊技の進行等に基づいた各種データ（変数）を記憶（更新）可能な記憶媒体である。

ROM 54 は、遊技の進行に必要なプログラムや各種データ（たとえば、データテーブル）等を記憶しておく記憶媒体である。

メイン CPU 55 は、メイン制御基板 50 上に設けられた CPU（演算機能を備える IC）を指し、遊技の進行に必要なプログラムの実行、演算等を行い、具体的には、役の抽選、リール 31 の駆動制御、及び入賞時の払出し等を実行する。

【0058】

また、メイン制御基板 50 上には、RWM 53、ROM 54、メイン CPU 55 及びレジスタを含む MPU が搭載される。なお、RWM 53 及び ROM 54 は、MPU 内部に搭載されるもの以外に、外部に備えていてもよい。

なお、後述するサブ制御基板 80 上においても、RWM 83、ROM 84、及びサブ CPU 85 を含む MPU が搭載される。なお、RWM 83 及び ROM 84 は、MPU 内部に搭載されるもの以外に、外部に備えてもよい。

【0059】

図 1 において、メダル投入口 47 から投入されたメダルは、メダルセレクト内部に送られる。

なお、メダル投入口 47 から投入されたメダルのメダルセレクト内での移動については、後述する図 2 等で説明する。

メダルセレクト内には、図 1 に示すように、通路センサ 46、ブロック 45、投入センサ 44（一对の投入センサ 44a 及び 44b）が設けられており（ただし、これらに限定されるものではない）、これらは、メイン制御基板 50 と電氣的に接続されている。

メダル投入口 47 から投入されたメダルは、最初に、通路センサ 46 に検知されるように構成されている。

【0060】

さらに、通路センサ 46 の下流側には、ブロック 45 が設けられている。ブロック 45 は、メダルの投入を許可／不許可にするためのものであり、メダルの投入が不許可状態のときは、メダル投入口 47 から投入されたメダルを払出し口から返却するメダル通路を形成する。これに対し、メダルの投入が許可状態のときは、メダル投入口 47 から投入されたメダルをホッパー 35 に案内するメダル通路を形成する。ブロック 45 は、たとえば、メダルセレクト内のメダル通路の一部に形成された開口部（メダル返却口に通じる開口部）を塞いでメダルをホッパー 35 側に案内するためのメダル通路を形成する切替え部材と、その切替え部材を駆動するためのアクチュエータ等とから構成されている。

【0061】

ここで、ブロック 45 は、遊技中（リール 31 の回転開始時から、全リール 31 が停止し、役の入賞時には入賞役に対応する払出しの終了時まで）は、メダルの投入を不許可状態とする。すなわち、ブロック 45 がメダルの投入を許可するのは、少なくとも遊技が行われていないときである。

【0062】

メダルセレクト内において、ブロック 45 のさらに下流側には、投入センサ（光学センサ）44 が設けられている。投入センサ 44 は、本実施形態では所定距離を隔てて配置された一对の投入センサ 44a 及び 44b からなり、メダルが一方の投入センサ 44a により

10

20

30

40

50

検知されてから所定時間を経過した後他方の投入センサ 44b により検知されるように構成されている。そして、一対の投入センサ 44 がそれぞれオン／オフとなるタイミングに基づいて、正しいメダルが投入されたか否かを判断する。

【0063】

また、図 1 に示すように、メイン制御基板 50 には、遊技者が操作する操作スイッチとして、ベットスイッチ 40 (40a 又は 40b)、スタートスイッチ 41、(左、中、右) ストップスイッチ 42、及び精算スイッチ 43 が電気的に接続されている。

ここで、「操作スイッチ (又は、単に、「スイッチ」)」とは、遊技者 (操作者) による操作体の操作に基づいて (外部からの力を受け)、電気信号のオン／オフを切り替える装置 (電気回路及び／又は電気部品を含む) を指し、遊技者が操作する操作体の形状を限定するものではない。

【0064】

操作スイッチがオフ状態であるときは、たとえば発光素子からの光が受光素子に入射し続けている (受光素子が光を検知し続けているときは、操作スイッチはオフ状態にある。) 。そして、遊技者等により操作スイッチ (の操作体) が操作されると、発光素子からの光が受光素子に入射しない状態となる。この状態を検知したときに、操作スイッチがオン状態になったことを示す電気信号をメイン制御基板 50 に送信する。なお、上記とは逆に、操作スイッチがオフ状態であるときは発光素子からの光が受光素子に入射せず、発光素子からの光が受光素子に入射したときにオン状態となるように構成してもよい。

【0065】

本実施形態では、スタートスイッチ 41 の操作体は、レバー (棒) 状であり (このため、「スタートレバー (スイッチ) 41」とも称される。)、ベットスイッチ 40、ストップスイッチ 42、及び精算スイッチ 43 の操作体は、押しボタン状である (このため、「ベットボタン (スイッチ) 40」、「停止 (ストップ) ボタン (スイッチ) 42」、「精算ボタン (スイッチ) 43」とも称される)。なお、後述する第 4 実施形態では、ストップスイッチ 42 の操作体 (遊技者が押し込む部分) を「停止ボタン 42a」と称する。

【0066】

また、図 1 では図示しないが、操作スイッチの操作体及び／又はその周囲若しくは近傍には、LED (発光手段) が設けられている。そして、その操作スイッチの操作受けが許可状態にあるときは、たとえばその操作スイッチに対応する LED 等を青色発光し、その操作スイッチの操作受けが不許可状態にあるときは、たとえばその操作スイッチの LED 等を赤色発光することにより、その操作スイッチの許可／不許可状態を遊技者に示すようにしている。

【0067】

具体的には、たとえば全リール 31 が回転中であり、ストップスイッチ 42 の操作が受け可能な状態であるときは、すべてのストップスイッチ 42 の LED を青色発光させ、操作可能であることを遊技者に示す。そして、1 つのストップスイッチ 42 が操作されると、操作されたストップスイッチ 42 に対応するリール 31 が停止制御される。その後、残りのストップスイッチ 42 が操作可能となるのは、停止制御されたリール 31 に対応するモータ 32 の励磁状態が終了し、かつ、操作されたストップスイッチ 42 の検知センサ 42e (後述する第 4 実施形態) がオフになった後である。したがって、その間は、すべてのストップスイッチ 42 の LED を赤色発光する。そして、操作されたストップスイッチ 42 に対応するモータ 32 の励磁状態が終了し、かつ、そのストップスイッチ 42 に対応する検知センサ 42e がオフになったときは、すでに操作されたストップスイッチ 42 の LED は赤色発光のままであるが、未だ操作されていないストップスイッチ 42 の LED については青色発光させる。

【0068】

ベットスイッチ 40 は、貯留されたメダルを今回遊技のためにベットするときに遊技者に操作される操作スイッチである。本実施形態では、1 枚のメダルを投入するための 1 ベットスイッチ 40a と、3 枚 (最大数、規定数) のメダルを投入するための 3 ベットスイッ

10

20

30

40

50

チ 4 0 b とを備える。

なお、これに限らず、2 枚ベット用のベットスイッチを設けてもよい。

【0069】

なお、規定数は、たとえば、役物非作動時／作動時に応じて予め定められている。具体的には、役物非作動時、S B 作動時、1 B B 作動時は 3 枚、2 B B 作動時は 2 枚、等のように設定されている。1 ベットスイッチ 4 0 a を 2 回操作すると 2 枚のメダルを投入可能であり、3 回操作すると 3 枚のメダルを投入可能である。また、規定数が 3 枚であるときは、3 ベットスイッチ 4 0 b を操作すれば一時に 3 枚のメダルを投入可能であり、規定数が 2 枚であるときは、3 ベットスイッチ 4 0 b を操作すれば一時に 2 枚のメダルを投入可能である。規定数未滿がすでにベットされている状態で 3 ベットスイッチ 4 0 b を操作すれば、ベット数が 3 枚となるようにベット処理が行われる。

10

【0070】

また、スタートスイッチ 4 1 は、（左、中、右のすべての）リール 3 1 を始動させるときに遊技者に操作される操作スイッチである。

さらにまた、ストップスイッチ 4 2 は、3 つ（左、中、右）のリール 3 1 に対応して 3 つ設けられ、対応するリール 3 1 を停止させるときに遊技者に操作される操作スイッチである。

さらに、精算スイッチ 4 3 は、スロットマシン 1 0 内部にベット及び／又は貯留（クレジット）されたメダルを払い戻す（ペイアウトする）ときに遊技者に操作される操作スイッチである。

20

【0071】

また、図 1 に示すように、メイン制御基板 5 0 には、表示基板 7 5 が電氣的に接続されている。なお、実際には、メイン制御基板 5 0 と表示基板 7 5 との間には、中継基板が設けられ、メイン制御基板 5 0 と中継基板、及び中継基板と表示基板 7 5 とが接続されているが、図 1 では中継基板の図示を省略している。このように、メイン制御基板 5 0 と表示基板 7 5 とは、直接ハーネス等で接続されていてもよいが、両者間に別の基板が介在してもよい。

さらに、制御基板同士が直接ハーネス等で接続されていることに限らず、他の別基板（中継基板等）を介して接続されていてもよい。たとえば、メイン制御基板 5 0 とサブ制御基板 8 0 との間に 1 つ以上の他の別基板（中継基板等）が介在してもよい。

30

【0072】

表示基板 7 5 には、クレジット数表示 L E D 7 6、及び獲得数表示 L E D 7 8 が搭載されている。

クレジット数表示 L E D 7 6 は、スロットマシン 1 0 内部に貯留（クレジット）されたメダル枚数を表示する L E D であり、上位桁及び下位桁の 2 桁から構成されている。

【0073】

また、獲得数表示 L E D 7 8 は、役の入賞時に、払出し数（遊技者の獲得数）を表示する L E D であり、クレジット数表示 L E D 7 6 と同様に、上位桁及び下位桁の 2 桁から構成されている。

なお、獲得数表示 L E D 7 8 は、払い出されるメダルがないときは、消灯するように制御してもよい。あるいは、上位桁を消灯し、下位桁のみを「0」表示してもよい。

40

【0074】

また、獲得数表示 L E D 7 8 は、通常は獲得数を表示するが、エラー発生時にはエラーの内容（種類）を表示する L E D として機能する。

さらにまた、獲得数表示 L E D 7 8 は、A T 中に押し順を報知する遊技では、押し順指示情報を表示する（有利な押し順を報知する）L E D として機能する。よって、本実施形態における獲得数表示 L E D 7 8 は、獲得数、エラー内容、及び押し順指示情報の表示を兼ねる L E D である。ただし、これに限らず、押し順指示情報を表示する専用の L E D を設けてもよいのはもちろんである。

なお、A T 中において、有利な押し順の報知は、サブ制御基板 8 0 に接続された画像表示

50

装置 23 によっても実行される。

【0075】

図 1 において、メイン制御基板 50 には、図柄表示装置のモータ（本実施形態ではステッピングモータ）32 等が電氣的に接続されている。

図柄表示装置は、図柄を表示する（本実施形態では 3 つの）リール 31 と、各リール 31 をそれぞれ駆動するモータ 32 と、リール 31 の位置を検出するためのリールセンサ 33 とを含む。

【0076】

モータ 32 は、リール 31 を回転させるための駆動手段となるものであり、各リール 31 の回転中心部に連結され、後述するリール制御手段 65 によって制御される。ここで、リール 31 は、左リール 31、中リール 31、右リール 31 からなり、左リール 31 を停止させるときに操作するストップスイッチ 42 が左ストップスイッチ 42 であり、中リール 31 を停止させるときに操作するストップスイッチ 42 が中ストップスイッチ 42 であり、右リール 31 を停止させるときに操作するストップスイッチ 42 が右ストップスイッチ 42 である。

【0077】

リール 31 は、リング状のものであって、その外周面には複数種類の図柄（役に対応する図柄組合せを構成している図柄）を印刷したリールテープを貼付したものである。

また、各リール 31 には、1 個（2 個以上であってもよい）のインデックスが設けられている。インデックスは、リール 31 のたとえば周側面に凸状に設けられており、リール 31 が所定位置を通過したか否かや、1 回転したか否か等を検出するときに用いられる。そして、各インデックスは、リールセンサ 33 により検知される。リールセンサ 33 の信号は、メイン制御基板 50 に電氣的に接続されている。そして、インデックスがリールセンサ 33 を検知する（切る）と、その入力信号がメイン制御基板 50 に入力され、そのリール 31 が所定位置を通過したことが検知される。

【0078】

また、リールセンサ 33 がリール 31 のインデックスを検知した瞬間の基準位置上の図柄を予め ROM 54 に記憶している。これにより、インデックスを検知した瞬間の基準位置上の図柄を検知することができる。さらに、リールセンサ 33 がリール 31 のインデックスを検知した瞬間から、（ステッピング）モータ 32 を何パルス駆動すれば、前記基準位置上の図柄から数えて何図柄先の図柄を有効ライン上に停止させることができるかを識別可能となる。

【0079】

また、メイン制御基板 50 には、メダル払出し装置が電氣的に接続されている。メダル払出し装置は、メダルを溜めておくためのホッパー 35 と、ホッパー 35 のメダルを払出し口から払い出すときに駆動するホッパーモータ 36 と、ホッパーモータ 36 から払い出されたメダルを検出するための払出しセンサ 37 を備える。

【0080】

メダル投入口 47 から手入れされ、受け付けられた（正常であると判断された）メダルは、ホッパー 35 内に収容されるように形成されている。

払出しセンサ（光学センサ）37 は、本実施形態では、所定距離を隔てて配置された一対の払出しセンサ 37a 及び 37b からなる。そして、メダルが払い出されるときには、そのメダルにより所定の移動部材（後述する図 7 の可動片 39a）が移動する。所定の移動部材の移動によって、払出しセンサ 37a 及び 37b がオン／オフされる。所定時間の範囲内で払出しセンサ 37a 及び 37b がそれぞれオン／オフされたか否かに基づいて、メダルが正しく払い出されたか否かを判断する。

【0081】

たとえば、ホッパーモータ 36 が駆動しているにもかかわらず、一対の払出しセンサ 37 のオンを検知しないときは、メダルが払い出されていないと判断し、ホッパーエラー（メダルなし）と検知される。

一方、払出しセンサ 37 の少なくとも 1 つがオン信号を出力し続けたままとなったときは、メダル詰まりが生じたと検知する。

なお、これらの動作の詳細については、後述する図 6 ～図 8 で説明する。

【0082】

遊技者は、遊技を開始するときは、ベットスイッチ 40 の操作により予めクレジットされたメダルを投入するか（貯留ベット）、又はメダル投入口 47 からメダルを手入れ投入する（手入れベット）。当該遊技の規定数のメダルがベットされた状態でスタートスイッチ 41 が操作されると、そのときに発生する信号がメイン制御基板 50 に入力される。メイン制御基板 50（具体的には、後述するリール制御手段 65）は、この信号を受信すると、役抽選手段 61 による抽選を行うとともに、すべてのモータ 32 を駆動制御して、すべてのリール 31 を回転させるように制御する。このようにしてリール 31 がモータ 32 によって回転されることで、リール 31 上の図柄は、所定の速度で表示窓内で上下方向に移動表示される。

10

【0083】

そして、遊技者は、ストップスイッチ 42 を押すことで、そのストップスイッチ 42 に対応するリール 31（たとえば、左ストップスイッチ 42 に対応する左リール 31）の回転を停止させる。ストップスイッチ 42 が操作されると、そのときに発生する信号がメイン制御基板 50 に入力される。メイン制御基板 50（具体的には、後述するリール制御手段 65）は、この信号を受信すると、そのストップスイッチ 42 に対応するモータ 32 を駆動制御して、役抽選手段 61 の抽選結果（内部抽せん手段により決定した結果）に対応するように、そのモータ 32 に係るリール 31 の停止制御を行う。

20

【0084】

そして、すべてのリール 31 の停止時における図柄組合せにより、今回遊技の遊技結果を表示する。さらに、いずれかの役に対応する図柄組合せが有効ラインに停止したとき（その役の入賞となったとき）は、入賞した役に対応するメダルの払出し等が行われる。

【0085】

次に、メイン制御基板 50 の具体的構成について説明する。

図 1 に示すように、メイン制御基板 50 のメイン CPU 55 は、以下の役抽選手段 61 等を備える。本実施形態における以下の各手段は例示であり、本実施形態で示した手段に限定されるものではない。

30

【0086】

役抽選手段 61 は、当選番号の抽選（決定、選択）を行う。ここで、「役抽選手段 61 による当選番号の抽選」は、風営法規則（遊技機の認定及び型式の検定等に関する規則。以下、単に「規則」という。）における「内部抽せん」と同じであり、役抽選手段 61 による抽選結果は、規則における「内部抽せんにより決定した結果」と同じである。したがって、役抽選手段 61 を、規則に合わせた表現で、「内部抽せん手段 61」とも称する。

役抽選手段 61 により当選番号が決定されると、その当選番号に基づいて、入賞及びリプレイ条件装置番号、並びに役物条件装置番号が決定され、当該遊技で作動可能となる入賞及びリプレイ条件装置、並びに役物条件装置が定まることとなる。このため、役抽選手段 61 は、条件装置番号の決定（抽選又は選択）手段、当選役決定（抽選又は選択）手段等とも称される。

40

【0087】

役抽選手段 61 は、たとえば、抽選用の乱数発生手段（ハードウェア乱数等）と、この乱数発生手段が発生する乱数を抽出する乱数抽出手段と、乱数抽出手段が抽出した乱数値に基づいて、当選番号を決定する当選番号決定手段とを備えている。

【0088】

乱数発生手段は、所定の領域（たとえば 10 進数で「0」～「65535」）の乱数を発生させる。乱数は、たとえば 200n（ナノ）sec で 1 カウントを行うカウンターが「0」～「65535」の範囲を 1 サイクルとしてカウントし続ける乱数であり、スロットマシン 10 の電源が投入されている間は、乱数をカウントし続ける。

50

【0089】

乱数抽出手段は、乱数発生手段によって発生した乱数を、所定の時、本実施形態では遊技者によりスタートスイッチ41が操作（オン）された時に抽出する。判定手段は、乱数抽出手段により抽出された乱数値を、後述する抽選テーブルと照合することにより、その乱数値が属する領域に対応する当選番号を決定する。

【0090】

当選フラグ制御手段62は、役抽選手段61による抽選結果に基づいて、各役に対応する当選フラグのオン／オフを制御するものである。本実施形態では、すべての役について、役ごとに当選フラグを備える。そして、役抽選手段61による抽選においていずれかの役の当選となったときは、その役の当選フラグをオンにする（当選フラグを立てる）。なお、役の当選には、当選役が1つである場合（単独当選）と、当選役が複数ある場合（重複当選）とが挙げられる。

10

【0091】

押し順指示番号選択手段63は、役抽選手段61による当選番号の抽選結果（押し順ベル、又は押し順リプレイ当選時）に基づいて、押し順指示番号（正解押し順に相当する番号）の選択（決定）を行うものである。

ここで選択される押し順指示番号の「押し順」とは、遊技者にとって有利な押し順（正解押し順）を意味する。たとえば押し順ベルの当選時には、高目ベルを入賞させる押し順（正解押し順）を指す。また、リプレイ重複当選時は、有利なRTに昇格させる押し順又は不利なRTに転落させない押し順を指す。

20

【0092】

本実施形態では、当選番号ごとに、それぞれ固有の押し順指示番号を備える。

そして、AT中に、押し順ベル又は押し順リプレイに当選したときは、メイン制御基板50は、上述した獲得数表示LED78に、押し順指示番号に対応する押し順指示情報、具体的には「＝＊」（「＊」＝1、2、・・・）のような情報を表示する。このように、有利な押し順を有する条件装置の作動時に、押し順指示情報を表示する機能は、指示機能とも称される。

また、AT中に、押し順ベル又は押し順リプレイに当選したときは、メイン制御基板50は、遊技の開始時（スタートスイッチ41が操作され、当選番号が決定された後）に、サブ制御基板80に対し、押し順指示番号に対応するコマンドを送信する。

30

サブ制御基板80は、当該コマンドを受信したときは、正解押し順を画像表示装置23で画像表示する。

【0093】

なお、メイン制御基板50が選択した押し順指示番号をサブ制御基板80に送信することができるのは、有利区間（AT）中に限られる。したがって、通常区間において押し順指示番号選択手段63により押し順指示番号が選択されたとしても、その押し順指示番号がサブ制御基板80に送信されることはない。なお、通常区間では、押し順指示番号を選択しなくてもよい。

【0094】

演出グループ番号選択手段64は、当選番号に対応する演出グループ番号であって、サブ制御基板80に送信するための番号を選択するものである。

40

ここで、当選番号に対応する演出グループ番号が予め定められている。そして、演出グループ番号選択手段64は、スタートスイッチ41が操作されることにより当選番号が決定すると、当該遊技の当選番号に対応する演出グループ番号を選択し、メイン制御基板50は、選択した演出グループ番号をサブ制御基板80に送信する。サブ制御基板80は、受信した演出グループ番号に基づいて、当選役に関する演出を出力する。演出グループ番号は、上記の押し順指示番号と異なり、毎遊技選択され、メイン制御基板50からサブ制御基板80に送信される。

【0095】

また、メイン制御基板50は、サブ制御基板80に対し、当該遊技の当選番号を送信しな

50

い。このため、サブ制御基板 80 は、当該遊技の当選番号を知ることはできない。ただし、サブ制御基板 80 は、毎遊技、演出グループ番号を受信するので、受信した演出グループ番号に基づいて、演出を出力可能となる。ただし、押し順ベル又は押し順リプレイの当選時であっても、演出グループ番号から正解押し順を判断できないので、サブ制御基板 80 は、演出グループ番号に基づいて正解押し順を報知することはない。これに対し、AT 中は、押し順ベル又は押し順リプレイの当選時は、メイン制御基板 50 からサブ制御基板 80 に対し、押し順指示番号を送信する。これにより、サブ制御基板 80 は、受信した押し順指示番号に基づいて、正解押し順を報知可能となる。

【0096】

リール制御手段 65 は、リール 31 の回転開始命令を受けたとき、特に本実施形態ではスタートスイッチ 41 の操作を検知したときに、すべて（3つ）のリール 31 の回転を開始するように制御する。

10

さらに、リール制御手段 65 は、役抽選手段 61 により当選番号の決定が行われた後、今回遊技における当選フラグのオン／オフを参照して、当選フラグのオン／オフに対応する停止位置決定テーブルを選択するとともに、ストップスイッチ 42 が操作されたときに、ストップスイッチ 42 の操作を検知したときのタイミングに基づいて、そのストップスイッチ 42 に対応するリール 31 の停止位置を決定するとともに、モータ 32 を駆動制御して、その決定した位置にそのリール 31 を停止させるように制御する。

【0097】

たとえば、リール制御手段 65 は、少なくとも 1 つの当選フラグがオンである遊技では、リール 31 の停止制御の範囲内において、当選役（当選フラグがオンになっている役）に対応する図柄組合せを有効ラインに停止可能にリール 31 を停止制御するとともに、当選役以外の役（当選フラグがオフになっている役）に対応する図柄組合せを有効ラインに停止させないようにリール 31 を停止制御する。

20

【0098】

ここで、「リール 31 の停止制御の範囲内」とは、ストップスイッチ 42 が操作された瞬間からリール 31 が実際に停止するまでの時間又はリール 31 の回転量（移動図柄（コマ）数）の範囲内を意味する。

本実施形態では、リール 31 は、定速時は 1 分間で約 80 回転する速度で回転される。

そして、ストップスイッチ 42 が操作されたときは、MB 作動中の所定のリール 31（たとえば、中リール 31）を除き、ストップスイッチ 42 が操作された瞬間からリール 31 を停止させるまでの時間が 190ms 以内に設定されている。これにより、本実施形態では、MB 作動中の所定のリール 31 を除き、ストップスイッチ 42 が操作された瞬間の図柄からリール 31 が停止するまでの最大移動図柄数が 4 図柄に設定されている。

30

【0099】

一方、MB 作動中の所定のリール 31 については、ストップスイッチ 42 が操作された瞬間からリール 31 を停止させるまでの時間が 75ms 以内に設定されている。これにより、MB 作動中の所定のリール 31 については、ストップスイッチ 42 が操作された瞬間の図柄からリール 31 が停止するまでの最大移動図柄数が 1 図柄に設定されている。

【0100】

そして、ストップスイッチ 42 の操作を検知した瞬間に、リール 31 の停止制御の範囲内にある図柄のいずれかが所定の有効ラインに停止させるべき図柄であるときは、ストップスイッチ 42 が操作されたときに、その図柄が所定の有効ラインに停止するように制御される。

40

すなわち、ストップスイッチ 42 が操作された瞬間に直ちにリール 31 を停止させると、当選番号に対応する役の図柄が所定の有効ラインに停止しないときには、リール 31 を停止させるまでの間に、リール 31 の停止制御の範囲内においてリール 31 を回転移動制御することで、当選番号に対応する役の図柄をできる限り所定の有効ラインに停止させるように制御する（引込み停止制御）。

【0101】

50

また逆に、ストップスイッチ４２が操作された瞬間に直ちにリール３１を停止させると、当選番号に対応しない役の図柄組合せが有効ラインに停止してしまうときは、リール３１の停止時に、リール３１の停止制御の範囲内においてリール３１を回転移動制御することで、当選番号に対応しない役の図柄組合せを有効ラインに停止させないように制御する（蹴飛ばし停止制御）。

さらに、複数の役に当選している遊技（たとえば、押し順ベル当選時）では、ストップスイッチ４２の押し順や、ストップスイッチ４２の操作タイミングに応じて、入賞させる役の優先順位が予め定められており、所定の優先順位によって、最も優先する役に係る図柄の引込み停止制御を行う。

【０１０２】

入賞判定手段６６は、リール３１の停止時に、有効ラインに停止したリール３１の図柄組合せが、いずれかの役に対応する図柄組合せであるか否かを判断するものである。

ここで、入賞判定手段６６は、実際に、役に対応する図柄組合せが有効ラインに停止したか否かを検知することはない。具体的には、当該遊技で作動した条件装置と、ストップスイッチ４２の押し順及び／又はストップスイッチ４２の操作タイミングとから、リール３１が実際に停止する前に有効ラインに停止する図柄組合せを予め判断するか、又はリール３１の停止後に有効ラインに停止した図柄組合せを予め判断する。

【０１０３】

制御コマンド送信手段７１は、サブ制御基板８０に対し、サブ制御基板８０で出力する演出に必要な情報（制御コマンド）を送信する。

制御コマンドとしては、たとえばベットスイッチ４０が操作されたときの情報、スタートスイッチ４１が操作されたときの情報、押し順指示番号（ＡＴ中、かつ正解押し順を有する当選番号に当選したときのみ）、演出グループ番号、ＲＴ（遊技状態）情報、ストップスイッチ４２が操作されたときの情報、入賞した役の情報等が挙げられる。

【０１０４】

図１において、サブ制御基板８０は、遊技中及び遊技待機中における演出（情報）の選択や出力等を制御するものである。

ここで、メイン制御基板５０とサブ制御基板８０とは、電氣的に接続されており、メイン制御基板５０（制御コマンド送信手段７１）は、パラレル通信によってサブ制御基板８０に一方向で、演出の出力に必要な情報（制御コマンド）を送信する。

なお、メイン制御基板５０とサブ制御基板８０とは、電氣的に接続されることに限らず、光通信手段を用いた接続であってもよい。さらに、電氣的接続及び光通信接続のいずれも、パラレル通信に限らず、シリアル通信であってもよく、シリアル通信とパラレル通信とを併用してもよい。

【０１０５】

サブ制御基板８０は、メイン制御基板５０と同様に、入力ポート８１、出力ポート８２、ＲＷＭ８３、ＲＯＭ８４、及びサブＣＰＵ８５等を備える。

サブ制御基板８０には、入力ポート８１又は出力ポート８２を介して、図１に示すような以下の演出ランプ２１等の演出用周辺機器が電氣的に接続されている。ただし、演出用の周辺機器は、これらに限られるものではない。

ＲＷＭ８３は、サブＣＰＵ８５が演出を制御するときに取り込んだデータ等を一時的に記憶可能な記憶媒体である。

また、ＲＯＭ８４は、演出用データとして、演出に係る抽選を行うとき等のプログラムや各種データ等を記憶しておく記憶媒体である。

【０１０６】

演出ランプ２１は、たとえばＬＥＤ等からなり、所定の条件を満たしたときに、それぞれ所定のパターンで点灯する。なお、演出ランプ２１には、各リール３１の内周側に配置され、リール３１に表示された図柄（表示窓から見える上下に連続する３図柄）を背後から照らすためのバックランプ、リール３１の上部からリール３１上の図柄を照光する蛍光灯、スロットマシン１０のフロントドア前面に配置され、役の入賞時等に点滅する枠ランプ

10

20

30

40

50

等が含まれる。

【0107】

また、スピーカ22は、遊技中に各種の演出を行うべく、所定の条件を満たしたときに、所定のサウンドを出力するものである。

さらにまた、画像表示装置23は、液晶ディスプレイ、有機ELディスプレイ、ドットディスプレイ等からなるものであり、遊技中に各種の演出画像（正解押し順、当該遊技で作動する条件装置に対応する演出等）や、遊技情報（役物作動時や有利区間（AT）中の遊技回数や獲得枚数等）等を表示するものである。

【0108】

図2は、メダル投入口47から投入されたメダルMが投入センサ44a及び44bを通過するまでの様子を示す図であって、正面から見た模式図である。図2では、メダルセレクトの内部が見えるように図示している。また、メダルMは、その位置に応じて、M1～M4を示している。M1の位置は、メダルMがメダル投入口47のメダル置き部47bに置かれている状態（放たれる前の状態）を示す。すなわち、M1の位置では、正面から見て、メダルMの外周縁の最下点とメダル置き部47bの上面とが当接している。

なお、図2（及び後述する図4）において、投入センサ44a及び44bとして表示した略正方形の部分全体が、それぞれ投入センサ44a及び44bの受発光範囲（センサの目）であるものとする（それぞれ投入センサ44a及び44bの筐体ではない。）。

【0109】

また、M2の位置は、正面から見てメダルMが見えなくなった瞬間の位置を示している。すなわち、M2の位置では、メダルMの外周縁の最上点とメダル置き部47bの上面とが重なる位置である。たとえば、メダルMがM1の位置にあるときに遊技者がメダルMから手を離すと仮定すると、メダルMは、M1の位置から落下する。したがって、M2の位置では、遊技者の手から放れている状態であって下流側に落下（移動）している状態である。なお、「上流側」とはメダル投入口47側を示し、「下流側」とは投入センサ44b側（ホッパー35側）を指すものとする。メダルMの位置でいえば、上流側から下流側に向かって、M1→M2→M3→M4となる。

【0110】

図2の例では、メダルMがM2に位置しているときには、通路センサ46によってメダルMが検知されるように通路センサ46を配置している。

さらに、M3の位置は、投入センサ44aによってメダルMが検知された瞬間（オン）の位置を示す。また、M4の位置は、投入センサ44bによってメダルMが検知されなくなった瞬間（オフ）の位置を示している。

【0111】

メダル投入口47は、遊技者が遊技媒体としてのメダルMをベット又はクレジットするときに、メダルMをスロットマシン10内部（メダルセレクト）に投入する部分である。メダル投入口47は、メダルガード部47aと、メダル置き部47bとを備える。メダル置き部47bは、複数枚（最大で10枚程度）の重ねたメダルMを同時に載置可能に、図面の紙面に対して垂直方向に伸びる略湾曲面（メダルMの周縁よりもやや大きな曲率を有する曲面）を有する。

【0112】

メダル置き部47bの前記略湾曲面と、メダルガード部47aのメダルMが接触する面（図2で見えている面）は、略垂直に交差するように形成されている。

さらに、図2では表れていないが、メダル置き部47bとメダルガード部47aとが交差する部分には、1枚のメダルMを流下可能な開口部を有している。2枚のメダルMを重ねた状態では前記開口部からメダルMが落下しないが、1枚のメダルMの厚みのときは前記開口部からメダルMが流下するように形成されている。このため、遊技者は、たとえば重ねた複数枚のメダルMをメダル置き部47b上に載置し、その複数枚のメダルMをメダルガード部47aの方向に押し当てつつ、押し当て力を強めたり弱めたりすることで、メダル置き部47b上に載置したメダルMを1枚ずつ前記開口部からメダルセレクト内に落と

10

20

30

40

50

し込むことが可能となっている。

【0113】

メダル投入口47からメダルMが投入される（下方に放たれる）と、そのメダルMは、メダルセレクト内の通路を流下する。メダルセレクト内には、上流側から、通路センサ46、投入センサ44a、投入センサ44bが設けられている。さらに、通路センサ46と、投入センサ44aとの間（図2では、投入センサ44aの下側）には、上述したブロック45が設けられている。

【0114】

メダルMがメダルセレクト内に入ると、最初に、通路センサ46によって検知される。通路センサ46は、メダル詰まりやゴト行為の有無判断するため等に設けられたセンサであり、通路センサ46がメダルMを検知した時から、（予め定めた）所定時間、メダルMを検知し、さらに所定時間の経過後はメダルMを検知しなくなったときは、正常であると判断する。これに対し、通路センサ46がメダルを検知した後、所定時間を経過してもメダルMを検知し続けているときは、メダル滞留エラーと判断する。また、通路センサ46がメダルMを検知した後、所定時間を経過する前にメダルMを検知しなくなったときは、メダルMの不正通過であると判断する。

【0115】

メダルMがメダル通路内を流下すると、ブロック45の位置に到達する。ブロック45は、メダル通路において下面側に配置されている。ブロック45は、オン状態（出力ポート52のうち、ブロック45に係る出力ポートがオン）であるときは、メダルMが投入センサ44a及び44bによって検知可能となるようにメダル流路を形成する。換言すれば、上流側から移動してきたメダルMを、メダル通路外に送出することなく、投入センサ44a及び44b側に送る役目を持っている。

【0116】

これに対し、オフ状態（出力ポート52のうち、ブロック45に係る出力ポートがオフ）であるときは、ブロック45は、図2中、図面の紙面に対して垂直方向にずれるように移動することにより、メダル通路に開口部（落とし穴）を形成する。これにより、ブロック45がオフ状態では、メダルMは、M3に到達する直前に、この開口部から落下し、メダル通路外に送られる（図2中、M5）。この開口部から落下したメダルMは、投入センサ44aに検知されることなく、メダル返却口（図示せず）に戻される。

【0117】

たとえば、当該遊技の規定数がすでにベットされており、かつクレジット数が上限値に到達しているときは、それ以上のメダルのベット及びクレジットができないので、ブロック45はオフ状態に制御される。これにより、その状態においてメダルMがメダル投入口47から投入されても、前記開口部から落下してメダル返却口に戻される。

これに対し、ブロック45がオン状態であるときは、前記開口部がブロック45によって塞がれているので、メダル通路内を流下するメダルMは、ブロック45上を通過し、投入センサ44a及び44b側に移動可能となる。

【0118】

なお、本実施形態では、図2のようにブロック45を配置したが、この配置に限られるものではない。ブロック45のオン状態／オフ状態にかかわらず、通路センサ46によってメダルMを検知することができ、ブロック45がオン状態であるときはメダルMを投入センサ44a及び44bに案内することができ、かつ、ブロック45がオフ状態であるときはメダルMが投入センサ44a及び44bに検知されることなくメダル返却口に送ることができればよい。換言すれば、通路センサ46と投入センサ44aとの間にブロック45が位置すればよい。

【0119】

また、通路センサ46は、ブロック45よりも上流側に位置していればよく、ブロック45がオフ状態であっても、メダル投入口47から投入されたメダルMを検知可能な位置に配置されていればよい。また、図2では、通路センサ46は、メダルMがM2に位置した

10

20

30

40

50

ときは、メダルMを検知できるように配置しているが、これに限らず、メダルMがM2の位置よりもさらに下流側に移動したときにメダルMを検知するように通路センサ46を配置することも可能である。

【0120】

投入センサ44a及び44bは、ブロッカ45を通過したメダルMを検知するためのセンサであり、これら2つのセンサは、所定距離を隔てて設置されている。まず、メダルMがM3の位置に到達したときは、上流側の投入センサ44aがメダルMを検知可能となる（オフからオンになる）。さらにメダルMが流下すると、次に投入センサ44bがメダルMを検知する（オフからオンになる）。これら2つの投入センサ44a及び44bのオン／オフのタイミングを判断することにより、投入されたメダルMが正常であるか否かを判断する。メダルMがM4の位置に到達すると、投入センサ44a及び44bに検知されなくなる。投入センサ44a及び44bを通過したメダルMは、ホッパー35に送られる。

10

【0121】

図2において、メダルセレクトは、以下のように設計されている。

まず、メダルMがM2の位置、すなわちメダルセレクトを正面から見たときに、メダルMが視認不可能となった瞬間から、メダルMがM4の位置、すなわち投入センサ44bに検知されなくなる瞬間の位置に到達するまで（図2中、点線で移動軌跡を示す。）の時間を、時間T2に設定している。なお、メダルMがM1に位置しているときにそのメダルMから（初速度「0」で）手を離し、下方に放った場合の値である。よって、メダルMがM2に位置するときの速度は、「0」を超える。

20

【0122】

また、メダルMの加速度は、M2の位置からさらに下方に移動するに従って大きくなる。一方、図2中、メダル通路が垂直方向から水平方向に曲がった部分には、衝撃部材（図2では図示せず）が設けられている。この衝撃部材にメダルMが接触すると、メダルMの速度が減速されて、投入センサ44a及び44bに向かうようになっている。

そして、メダルMがM3に位置する瞬間（投入センサ44aに検知された瞬間）から、M4に位置する瞬間（投入センサ44bに検知されなくなった瞬間）までの時間を、時間T3に設定している。

【0123】

<第1実施形態（A）>

30

図3は、本実施形態のうち、第1実施形態（A）を説明するためのタイムチャートを示す図である。

図3は、スロットマシン10の電源がオフにされたとき（たとえば、電源スイッチ11がオフにされたときや、停電が発生したとき）の電圧レベルを示すものである。

図3において、電源が正常にオン状態になっているときの電圧を供給レベルV0とする。供給レベルV0の状態では、スロットマシン10は、正常に作動する。

【0124】

図3では、時刻S11のときに、電源断が発生した（電源の供給が遮断される事象が発生した）例を示している。本実施形態では、電源断が発生すると、時間T0で、電圧が電源断検知レベルV1まで低下する。

40

電源断が発生したとき（時刻S11；供給レベルV0）から、電源断を検知するまで（時刻S12；電源断検知レベルV1）までの時間T0は、少なくとも20割込み（1割込み時間2.235ms×20割込み＝44.7ms）以上となるように設計されている。

メイン制御基板50上には、（図示しない）電圧監視装置（電源断検出回路）が設けられている。そして、電源電圧が所定値である電源断検知レベルV1以下になったときには、入力ポート51における所定のビットに電源断検知信号が入力され、その信号の入力があったか否かを検知することにより電源断を検知する。

【0125】

電圧が電源断検知レベルV1からさらに低下していき、メインCPU55の駆動電圧限界V2未満になると、メインCPU55を駆動することができなくなる（メインCPU55

50

の動作を保証できなくなる)。

図3の例では、時刻S13で、電圧レベルがメインCPU55の駆動電圧限界V2となり、その後、Lowに低下する例を示している。メイン制御基板50は、電圧が駆動電圧限界V2未満になると電源断処理を実行することができないので、電源断が時刻S11で発生したときは、少なくとも時刻S13までに、電源断処理を終了できるように設定している。

【0126】

また、電源断の検知は、2.235msごとに実行される割込み処理内で実行するが、2割込み連続で電源断を検知したときは、次の割込み処理で電源断処理を実行する。したがって、図3中、時刻S12は、2回連続で割込み処理で電圧が電源断検知レベルV1以下であると判断され、電源断が発生したと検知したタイミングである。そして、次の割込み処理で、電源断処理を実行する。

なお、割込み処理では、以下のような処理を実行する。まず、電源断を検知したか否かを判断し、電源断を検知したときは、(通常の割込み処理に移行せずに)電源断処理に移行する。電源断処理では、まず、出力ポート52をオフにする。出力ポート52をオフにする処理により、ブロック45がオフとなる。さらに、スタックポインタの保存処理、電源断処理済みフラグ(正常な電源断が行われたか否かを判断するためのフラグ)のセット処理、RWM53のチェックサムの実行処理、RWM53の書き込み禁止処理等を順次実行した後、リセット待ち状態(ループ処理状態)となる。このリセット待ち状態は、設計上、何も処理を行わない状態となっている。

したがって、図3に示すように、電源断を検知した割込み処理(時刻S12)の次の割込み処理で、電源断処理が実行され、ブロック45がオフにされる。

なお、電源断を検知した割込み処理の次の割込み処理で電源断処理を実行することに限らず、電源断を検知した割込み処理内で電源断処理を実行してもよい。この場合には、「 $T1 = S12 - S11$ 」となる。

【0127】

一方、図3では、メダルが投入された後のメダル位置(M2、M4)を併せて図示している。図2において、メダルMがM1の位置にある状態で、遊技者がメダルMから手を離れたと仮定する。なお、この場合には、メダルMは、初速度「0」で落下する。これにより、メダルMは、メダルセレクト内に放たれる。そして、図3では、電源断が発生した時刻S11と、メダルMがM2の位置に到達した時刻とを一致させている。

【0128】

図2で示したように、メダルMがM2に位置する瞬間からM4に位置する瞬間までの時間をT2としたが、図3においても同様に、メダルMがM2に位置する瞬間から時間T2経過後に、メダルMがM4に位置するものとする。

この場合、本実施形態では、「 $T2 > T1$ 」の関係を満たすように設計している。

【0129】

したがって、メダルMがM2に位置する瞬間に電源断が発生すると、メダルMがM4に到達する前に電源断処理が実行され、投入センサ44bがメダルMを検知しなくなる。よって、メダルMがM2に位置する瞬間に電源断が発生したときは、そのメダルMは、投入センサ44bに検知されることなくメダル返却口(下皿)に送られる。このため、そのメダルMは、投入センサ44a及び44bを正常に通過することにはならない。よって、そのメダルMについては、飲み込みが発生してしまうが、電源断の発生後(時刻S11の後)に、メダルMの「1」加算(ベット又はクレジットへの「1」加算)処理が実行されない。これにより、電源断の発生後にベット又はクレジット処理が実行されてしまう可能性をなくすることができる。

【0130】

たとえば、メダルMがM2に位置する瞬間に電源断が発生した場合において、時間T1が経過したとき(電源断処理時)に、図2中、メダルMがM4の直前に位置するとき(メダルMがM3の位置を通過した後のとき)は、そのメダルMは、投入センサ44aには検知

10

20

30

40

50

されるが、投入センサ 4 4 b には検知されることなく、電源がオフになる。

また、メダル M が M 2 に位置する瞬間に電源断が発生した場合において、時間 T 1 が経過したとき（電源断処理時）に、図 2 中、メダル M が M 3 の位置よりも上流側に位置するときは、そのメダル M は、投入センサ 4 4 a 及び投入センサ 4 4 b のいずれにも検知されることなく、電源がオフになる。

【0131】

また、図 2 において、メダル M が M 2 に位置する瞬間から、M 3 に位置する瞬間までの時間を、時間 T 2' とする。

この場合、「T 2' > T 1」の関係を満たすように設計することが好ましい。

上記の關係に設計した場合において、メダル M が M 2 に位置する瞬間に電源断が発生すると、メダル M が M 3 に到達した時点では、電源断処理が実行されることによりブロック 4 5 がオフ状態となっている。したがって、そのメダル M は、投入センサ 4 4 a に検知されることなくメダル通路外に送出され、メダル返却口に送られるようになる。

【0132】

ここで、従来技術と第 1 実施形態（A）との相違について説明する。

従来は、メダル M が M 2 に位置する瞬間に電源断が発生すると、その電源断を検知してブロック 4 5 をオフにしたときには、メダル M は、すでに投入センサ 4 4 b の位置を通過していた。したがって、電源断が発生した後に、メダルの「1」加算処理（ベット処理又はクレジット処理）が実行されていた。しかし、電源断が発生した後にメダル加算処理を実行することは好ましくない。電源断の発生後は、遊技の進行に係るすべての処理を速やかに停止すべきだからである。

そこで、第 1 実施形態（A）のように構成すれば、遊技者がメダル投入口 4 7 からメダル M を投入し、メダル M が M 2 に位置する瞬間（投入直後）に電源断が発生したとしても、メダルの「1」加算処理が実行されないようにしたので、スロットマシン 1 0 の機能を高めることができる。

【0133】

<第 1 実施形態（B）>

第 1 実施形態（B）は、投入センサ 4 4 a 及び 4 4 b と、電源断との関係を定めたものである。

図 4 は、メダル M が投入センサ 4 4 a により検知されてから、投入センサ 4 4 b により検知されなくなるまでの過程を示す正面図である。図 4 中、矢印方向は、メダル M の進行（流下）方向を示している。

図 4（a）は、メダル M が投入センサ 4 4 a により検知された瞬間の図を示している。このとき、投入センサ 4 4 a はオフからオンになった瞬間であり、投入センサ 4 4 b はオフのままである。なお、この位置は、図 2 中、M 3 に相当する。

【0134】

次に、メダル M が図 4 中、左側に進行し、図 4（b）に示す状態になると、投入センサ 4 4 a はメダル M を検知した状態のままであり、投入センサ 4 4 b がメダル M を検知するようになる。よって、図 4（b）では、投入センサ 4 4 a はオンであり、投入センサ 4 4 b はオフからオンになった瞬間である。

なお、図 4 では、投入センサ 4 4 a 及び 4 4 b とメダル M とが重なった場合であっても、投入センサ 4 4 a 及び 4 4 b とメダル M との双方を実線で示しているが、メダル M と投入センサ 4 4 a 及び 4 4 b の位置関係を表すものではない。投入センサ 4 4 a 及び 4 4 b は、メダル M に対し、図 4 の紙面の垂直方向において手前側に配置されていてもよく、奥側に配置されていてもよい。

【0135】

メダル M がさらに進行し、図 4（c）の状態になると、投入センサ 4 4 a 及び 4 4 b の双方によってメダル M が検知されている状態となる。よって、この場合の投入センサ 4 4 a はオンであり、かつ投入センサ 4 4 b もオンである。

ここで、メダル M の直径は、たとえば、一般仕様では 25 ミリメートル（いわゆる 25 パ

10

20

30

40

50

イ(φ))であり、特殊仕様では30ミリメートル(いわゆる30パイ(φ))である。したがって、図4(c)の状態になることが可能に、投入センサ44aと44bとの間の距離を設定する必要がある。ここで、後述するように、図4(c)の状態、すなわち投入センサ44a及び44bの双方がオンとなっている(メダルMを検知している)時間が所定の範囲内であるか否かにより、メダル投入エラーと判定するか否かを定めている。よって、投入センサ44aと44bとの間の距離は、投入センサ44a及び44bの双方がオンとなっている時間をどのように設定するかによっても異なる。

【0136】

図4(c)の状態からメダルMがさらに進むと、図4(d)に示すように、投入センサ44aは、メダルMを検知しなくなる。この場合、投入センサ44aはオンからオフになった瞬間であり、投入センサ44bはオンのままである。さらにメダルMが進行すると、図4(e)に示すように、投入センサ44bがメダルMを検知しなくなる。よって、この場合には、投入センサ44aはオフのままであり、投入センサ44bはオンからオフになった瞬間である。なお、図4(e)のメダルMの位置は、図2中、M4に相当する。

【0137】

図5は、投入センサ44a及び44bのオン／オフをタイムチャートで示す図である。図5において、時刻S21は、投入センサ44aがオフからオンになった瞬間(投入センサ44bのはオフのまま)であり、図4(a)のタイミングに相当する。

次に、投入センサ44bがメダルMを検知した(オフからオンになった)瞬間(図4(b))の時刻をS22とする。さらにまた、投入センサ44aがメダルMを検知しなくなった(オンからオフになった)瞬間(図4(d))の時刻をS23とする。さらに、投入センサ44bがメダルMを検知しなくなった(オンからオフになった)瞬間(図4(e))の時刻をS24とする。

【0138】

ここで、投入センサ44aがメダルMを検知している時間Ta(時刻S21からS23までの間)が、6.705ms(3割込み)以上、185.505ms(83割込み)未満の範囲内であれば(条件1)、メイン制御基板50は、正常なメダルMの通過であると判断し、この範囲から外れているときは、メダル通過エラーと判断する。

【0139】

また、投入センサ44a及び44bの双方がメダルMを検知している時間Tb(時刻S22からS23までの間)が、4.47ms(2割込み)以上、118.455ms(53割込み)未満の範囲内であれば(条件2)、メイン制御基板50は、正常なメダルMの通過であると判断し、この範囲から外れているときは、メダル通過エラーと判断する。

【0140】

さらにまた、投入センサ44bがメダルMを検知している時間Tc(時刻S22からS24までの間)が、6.705ms(3割込み)以上、185.505ms(83割込み)未満の範囲内であれば(条件3)、メイン制御基板50は、正常なメダルMの通過であると判断し、この範囲から外れているときは、メダル通過エラーとする。

上述した条件1～条件3のすべてを満たす場合には、メダルMの通過は正常であると判断し、少なくとも1つの条件を満たさないときは、メダル通過エラーとする。

【0141】

また、図5に示すように、投入センサ44a及び44bの双方がオフになったとき(時刻S24)は、投入監視カウンタを「1」減算する。

ここで、投入監視カウンタは、上述した通路センサ46がメダルMを検知したときに「+1」となり、投入センサ44a及び44bをメダルが正常に通過したとき(投入センサ44a及び44bの双方が、オフ→オン→オフとなったとき。よって時刻S24のとき。)に「-1」されるカウンタである。すなわち、正常時には、「1」と「0」とを繰り返す。一方、通路センサ46がメダルMを検知せず、投入センサ44a及び44bのみがメダルの通過を検知したときは、投入監視カウンタは「-1」となり、メイン制御基板50は、メダル通過エラーと判断する。

【0142】

また、通路センサ46がメダルMを検知し（投入監視カウンタ＝「+1」）、かつ、投入センサ44a及び44bがメダルMの通過を検知しなかった場合において、通路センサ46がさらにメダルMを検知し、投入監視カウンタが「2」以上の所定値になると、メイン制御基板50は、メダル詰まりエラーと判断する。たとえば投入監視カウンタの正常値を「0」～「2」に設定した場合には、投入監視カウンタが「3」以上となったときは、メイン制御基板50がメダル詰まりエラーと判断することが挙げられる。

なお、投入監視カウンタは、ブロック45がオフ状態からオン状態になるときは、クリアされる。

【0143】

図5において、時刻S24で、投入センサ44bがオンからオフになり、投入監視カウンタが「1」減算され、メダルMが正常に通過したと判断されたときは、メイン制御基板50は、メダル投入処理（ベット処理又はクレジット処理）を実行する。たとえばその時点で、ベット数が規定数未満であるときは、ベット数の「1」加算処理を実行する。具体的には、当該遊技での規定数が「3」であり、その時点でのベット数が「0」であるときは、ベット数の「1」加算処理により、ベット数を「0」から「1」に更新する。

【0144】

また、その時点で、ベット数が既に規定数に到達している場合において、クレジット数が最大数の「50」に到達していないときは、クレジット数の「1」加算処理を実行する。たとえば、その時点でのクレジット数が「10」であるときは、クレジット数を「11」に更新する。

なお、ベット数が規定数となり、かつ、クレジット数が最大数の「50」に到達したときは、メイン制御基板50は、ブロック45をオフ状態にする。これにより、メダル投入口47からメダルMが投入されても、そのメダルMは返却される。換言すれば、その場合には、メダルMが投入されても投入センサ44a及び44bに検知されることはない。

【0145】

図5では、投入センサ44a及び44bのオン／オフに加えて、電源断発生時と電源断検知時のタイミングを表示している。図5では、例1及び例2を示し、いずれも、投入センサ44aがオフからオンになったタイミング（時刻S21）で電源断が発生した場合を例に挙げている。

そして、例1では、電源断が発生した時刻S21から、時間T1経過後に電源断を検知している。ここで、例1では、「 $T1 > T3$ 」に設定されている。したがって、電源断が発生した瞬間に投入センサ44aがメダルMを検知した場合において、電源断処理を開始するときは、すでにメダルMの「1」加算処理を実行した後である。

【0146】

ここで、時刻S21からS24までの時間T3は、「 $Ta + Tc - Tb$ 」で表すことができる。したがって、時間T3の最小時間は、4割込みに相当し、「8.94ms」である。また、時間T3の最大時間は、113割込みに相当し、「252.555ms」である。そして、例1では、必ず、時刻S24の経過後に電源断処理が実行されるように設定する。このため、たとえば、電源断の発生（時刻S21）から電源断処理が実行されるまでの時間T1は、114割込み以上となるように設定する。

【0147】

以上のように設定すれば、投入センサ44aがメダルMを検知した瞬間（時刻S21）に電源断が発生しても、メダルMの「1」加算処理の実行後に電源断処理が実行されるので、そのメダルMは、正常にベット又はクレジットされる。よって、メダルMの飲み込みを防止することができる。

【0148】

また、例2は、例1とは逆に、メダルMの「1」加算処理が実行される前に電源断処理を実行する例である。すなわち、例2では、「 $T1 < T3$ 」の関係となるように設定する。時刻S21からS24までの時間T3は、上述したように、最小時間で4割込みに相当す

10

20

30

40

50

る。したがって、「 $T1 < T3$ 」の関係を満たすためには、電源断の発生から3割込み以内で電源断処理を実行する必要がある。しかし、電源断の発生から3割込み以内で電源断処理を実行するように設定することは困難であるので、時間 Tc の最小時間が4割込みよりも長くなるように設定する。たとえば時間 Tc の最小時間を15割込みに設定することが挙げられる。そして、電源断の発生（時刻 $S21$ ）から電源断処理までの時間 $T1$ を10割込み程度に設定すれば、時刻 $S21$ で電源断が発生したときに、時刻 $S24$ になる前に電源断処理を実行することが可能となる。

【0149】

電源断処理が実行されると、その後にメダル M の「1」加算（ベット又はクレジット）処理は実行されない。したがって、例2では、時刻 $S21$ の時点で（電源断の発生時に）投入センサ44aがメダル M を検知したとしても、メダル $M1$ の「1」加算処理は実行されない。その結果、メダル M を飲み込んでしまうというデメリットを有するが、第1実施形態（A）で説明したように、電源断が発生した後は、メダル M の「1」加算処理等を実行することなく、できる限り速やかに電源断処理を実行することができる。

【0150】

＜第1実施形態（C）＞

第1実施形態（C）は、払出しセンサ37a及び37bと電源断との関係を定めたものである。

払い出すべきメダルをクレジットに加算するときはホッパーモータ36を駆動せずに、メイン制御基板50のRWM53内に設けられたクレジット数の記憶領域を更新する。さらに、当該記憶領域に記憶されたクレジット数に対応する数となるように、クレジット数表示LED76で示す値を更新する。

【0151】

そして、クレジット数が上限値「50」に到達した後にメダルを払い出すときは、ホッパーモータ36を駆動して、ホッパー35からメダルを払い出す（払出し口から排出する）。この場合、メダルが1枚払い出されるごとに払出しセンサ37a及び37bがオン／オフを検知するように構成されている。払出しセンサ37a及び37bによるオン／オフの検知結果が正常の範囲内であるときは、メダル M が1枚正しく払い出されたと判断し、当該検知結果が正常の範囲内でないときは、メダル M が正しく払い出されていないと判断し、メイン制御基板50は、メダル払出しエラーと判断する。

【0152】

図6は、メダル払出し装置からメダル M が払い出されるとき動作を説明する平面図である。図6では図示していないが、ホッパー35の底面部には、ホッパーディスク（略円板状の回転ディスク）が取り付けられており、このホッパーディスクは、ホッパーモータ36の駆動により回転される。このホッパーディスクには、メダル M を保持可能な開口部がホッパーディスクの外周に沿って複数形成されている。そして、ホッパー35内のメダル M がホッパーディスクの開口部内に入り込むように構成されている。この状態でホッパーモータ36が駆動すると、ホッパーディスクが回転するとともに、ホッパーディスクの開口部に保持されているメダル M が1枚ずつ排出されるように構成されている。メダル M が排出され、空になった開口部には、ホッパー35内の新たなメダル M が入り込む。

【0153】

図6において、 $M1$ に位置するメダル M は、ホッパーディスクの開口部から排出された直後のものを示している。固定軸38a及び可動軸38bは、いずれも、メダル払出し装置を構成する部品である。固定軸38aは、メダル M の払出し時に移動しない軸である。これに対し、可動軸38bは、メダル M が1枚払い出されるごとに往復移動する軸である。可動軸38bは、無負荷状態では、図中、実線で示す位置に配置されており、かつ、ばね（図6では図示せず。後述する図7中、ばね39bに相当する。）によって固定軸38a側に付勢されている。ホッパーディスクの開口部から排出された直後のメダル M （ $M1$ ）は、固定軸38a及び可動軸38bの双方に接する状態となる。

なお、メダル M が、図6中、実線で示す位置（ $M1$ ）に配置され、固定軸38a及び可動

10

20

30

40

50

軸 3 8 b の双方に接する状態では、固定軸 3 8 a と可動軸 3 8 b との間は、メダル M の直径よりも狭い。よって、この時点では、メダル M は、固定軸 3 8 a と可動軸 3 8 b との間を通り抜けることはできない。

【0154】

ホッパーディスクの開口部から排出されたメダル M には、図 6 中、F 1 方向への押出し力が作用している。そして、メダル M に F 1 方向の押出し力が作用すると、メダル M は F 1 方向に移動可能となり、その押出し力によって、可動軸 3 8 b は、図中、F 2 方向に押される。なお、固定軸 3 8 a は移動しない。この結果、可動軸 3 8 b は、メダル M と接触した状態を維持したままで、図中、F 2 方向に移動する。さらに、可動軸 3 8 b は、固定軸 3 8 a と可動軸 3 8 b との間をメダル M が通過可能となる位置まで移動する。換言すれば、固定軸 3 8 a と可動軸 3 8 b との隙間がメダル M の直径よりも広くなる。このときの可動軸 3 8 b の位置を、図中、2 点鎖線で示す。

10

【0155】

これにより、メダル M は、固定軸 3 8 a と可動軸 3 8 b との間を通り抜けて、図中、F 1 方向（メダル払出し口側）に排出される。このときのメダル M を、図 6 中、2 点鎖線で示す（M 2）。メダル M が排出されると、可動軸 3 8 b を F 2 方向に押す力が解除される。その結果、可動軸 3 8 b は、前記ばねの力によって、再度、図 6 中、実線で示す位置まで戻される。

【0156】

図 7 は、メダル払出し装置において、上記のようにメダル M が払いされたときの払出しセンサ 3 7 a 及び 3 7 b のオン（検知）／オフ（非検知）状態を説明する平面図である。図 7 では、メダル M が 1 枚払い出されるごとに、（a）→（b）→（c）→（d）→（a）の順に可動片 3 9 a が動く様子を示している。

20

【0157】

図 7（a）は、図 6 中、可動軸 3 8 b が実線で示す位置（初期位置）に配置されているときの可動片 3 9 a の状態を示している。可動片 3 9 a は、図中、中心軸回りに回転移動可能に取り付けられているとともに、ばね 3 9 b によって、時計回りに付勢されている。可動片 3 9 a が図中、時計回りに付勢されると、図 6 の可動軸 3 8 b は、図中、固定軸 3 8 a 側に付勢される。

可動片 3 9 a がばね 3 9 b によって図 7 中、時計回りに付勢され、かつ可動片 3 9 a にばね 3 9 b の引張力以外の力が作用していない状態では、可動片 3 9 a は、所定のストッパ（図示せず）により、図 7（a）の位置で停止している。

30

【0158】

図 7（a）に示すように、可動片 3 9 a の図中、左側には、払出しセンサ 3 7 a（図中、上側）及び 3 7 b（図中、下側）が配置されている。可動片 3 9 a は、払出しセンサ 3 7 a 及び 3 7 b 側に伸びるように形成されており、図 7（a）の位置で停止しているときは、その先端部が払出しセンサ 3 7 a によって検知されている状態となっている。

なお、図 7 中、払出しセンサ 3 7 a 及び 3 7 b は、いずれも、センサの筐体を図示しており、受発光部（センサの目）については図示を省略する。この点において、受発光部（センサの目）のみを図示した図 2 及び図 4 の投入センサ 4 4 a 及び 4 4 b と相違する。

40

【0159】

ここで、払出しセンサ 3 7 a は、可動片 3 9 a を検知している状態がオン状態（たとえば図 7（a））であり、可動片 3 9 a を検知なくなるとオフ状態（たとえば図 7（b））となるように設定されている。

同様に、払出しセンサ 3 7 b は、可動片 3 9 a を検知していない状態がオフ状態（たとえば図 7（a））であり、可動片 3 9 a を検知するとオン状態（たとえば図 7（c））となるように設定されている。

図 7（a）の状態では、払出しセンサ 3 7 a は可動片 3 9 a を検知しておりオンの状態であり、かつ、払出しセンサ 3 7 b は可動片 3 9 a を検知しておらずオフの状態である。

【0160】

50

図6で説明したように、メダルMに対し、図6中、F1方向の押し出し力が作用すると、可動軸38bが、図6中、F2方向に移動し始めるが、可動軸38bがこのような移動すると、図7(a)中、可動片39aがばね39bの付勢力に抗して反時計回りに回転を開始する。そして、図7(b)の位置まで可動片39aが移動すると、可動片39aの先端は払出しセンサ37a内から外に出る。これにより、払出しセンサ37aは可動片39aを検知しなくなるので、オフ状態となる。また、図7(b)の位置まで可動片39aが回転しても、可動片39aの先端は払出しセンサ37bには到達しない。よって、図7(b)の状態では、払出しセンサ37aがオフ状態であり、かつ、払出しセンサ37bはオフ状態である。

【0161】

図6において、可動軸38bがさらにF2方向に移動し、図6中、2点鎖線部の位置(メダルMが固定軸38aと可動軸38bとの隙間を通過可能な位置)に到達すると、図7中、可動片39aがさらに反時計回りに回転し、図7(c)の位置に到達する。これにより、可動片39aの先端が払出しセンサ37b内に入り込み、払出しセンサ37bによって可動片39aが検知される。よって、図7(c)の状態では、払出しセンサ37aはオフ状態であり、かつ、払出しセンサ37bはオン状態となる。

【0162】

図6において、メダルMがM2の位置からさらに排出されると、可動軸38bを図6中、F2方向に付勢する力がなくなるので、可動軸38bは、図6中、実線で示す位置に戻る。このときの戻り力は、図7のばね39bの力によるものである。これにより、図7中、可動片39aは、時計回りに回転し、可動片39aの先端が払出しセンサ37b外に出て、払出しセンサ37bは可動片39bを検知しなくなる。図7(d)はこのときの状態を示している。図7(d)の状態では、払出しセンサ37aはオフ状態であり、払出しセンサ37bはオフ状態である。

【0163】

そして、さらに可動片39aが時計回りに回転すると、可動片39aの先端部が払出しセンサ37a内に入り込み、払出しセンサ37aにより可動片39aが検知される。これにより、図7(a)の状態(初期状態)に戻る。図7(a)の状態では、上述したように、払出しセンサ37aはオン状態であり、払出しセンサ37bはオフ状態である。また、この位置に戻ったときは、図6中、可動軸38bは、実線の位置に戻る。

【0164】

図8は、払出しセンサ37a及び37bのオン／オフをタイムチャートで示す図である。図8では、メダルの払出し処理が開始されており、ホッパーモータ駆動信号がオン状態であるものとする。

図8において、時刻S31より前は、図7(a)に示す状態である。時刻S31に到達すると、図7(b)に示す状態となり、払出しセンサ37aがオフ状態となる(払出しセンサ37bはオフ状態である。)。次に、時刻S32に到達すると、払出しセンサ37bがオン状態となる。この状態は、図7(c)に示す状態である。図8中、時刻S31からS32までの時間をTdとする。

【0165】

払出しセンサ37aがオフ状態であり、払出しセンサ37bがオン状態は、時刻S33まで続き、時刻S33のときに払出しセンサ37bがオフ状態となる。この状態は、図7(d)に示す状態である。図8中、時刻S32からS33までの時間をTeとする。そして、時刻S34に到達すると、図7(a)の状態(初期位置)に戻り、払出しセンサ37aがオン状態となる。図8中、時刻S32からS34までの時間をTfとする。

【0166】

メイン制御基板50は、払出し処理において、払出しセンサ37a及び37bのオン／オフ状態の時間を監視し、予め定めた時間の範囲内にはないときは、メダル払出しエラーと判断する。

たとえば、図8において、時間Tdは、29.055ms(13割込み)未満に設定して

10

20

30

40

50

いる。したがって、払出しセンサ37aがオフ状態となった後、12割込み目までに払出しセンサ37bがオン状態となったときは正常であると判断するが、12割込み目までに払出しセンサ37bがオン状態とならなかったときは、メダル払出しエラーとする。

【0167】

また、払出しセンサ37aがオフ状態であり、払出しセンサ37bがオン状態となっている時間Teは、11.175ms（5割込み）以上、かつ62.58ms（28割込み）未満に設定されている。よって、時刻S32となったとき（払出しセンサ37bがオン状態となったとき）は、払出しセンサ37bがオフ状態となるまでの時間Teを監視し、時間Teが上記所定時間の範囲内でないときは、メイン制御基板50は、メダル払出しエラーと判断する。

10

【0168】

さらに、払出しセンサ37bがオン状態となった（時刻S32）後、払出しセンサ37bがオフ状態となり、かつ払出しセンサ37aがオン状態となるまで（時刻S34）の時間Tfは、11.175ms（5割込み）以上、かつ62.58ms（28割込み）未満に設定されている。よって、時刻S32となったとき（払出しセンサ37bがオン状態となったとき）は、払出しセンサ37bがオフ状態となり、かつ払出しセンサ37aがオン状態となるまでの時間Tfを監視し、時間Tfが上記所定時間の範囲内でないときは、メイン制御基板50は、メダル払出しエラーと判断する。

【0169】

また、図8では、図3や図5と同様に、電源断の発生から電源断処理までの時間を併せて表示している。

20

まず、時刻S31のタイミング、すなわち払出しセンサ37aがオフ状態になったタイミングで電源断が発生したと仮定する。この場合、図3の例では、20割込みで電源断を検知する例を説明したが、図8の例（第1実施形態（C））では、少なくとも時刻S34を経過した後（時刻S31から時間T1の経過時）に電源断を検知し、電源断処理を実行するように設定する。

【0170】

ここで、時間「Td+Tf」の最大時間（正常時）は、「12+27=39」割込みであるので、電源断から電源断処理を実行するまでの時間T1を、たとえば40割込み（89.4ms）に設定する。このように設定すれば、払出しセンサ37aがオフ状態になった瞬間に電源断が発生しても、メダル1枚の払出し処理を正常に終了した後に電源断処理を開始することができる。すなわち、「(Td+Tf)<T1」に設定することができる。

30

【0171】

従来より、メダル払出し処理中に電源断（停電等）が発生する場合があった。この場合に、メダル払出し処理と電源断との発生タイミングによっては、メダルが払い出されていないにもかかわらず、メダルが払い出されたと判断され、遊技者に損失を与えるおそれがあった。

これに対し、第1実施形態（C）では、メダルの払出し処理中に電源断が発生しても、メダルを正しく払い出すことができる。

【0172】

40

特に、メダル払出し処理が開始された時、すなわち図8中、時刻S31のタイミングで電源断が発生しても、1枚のメダル払出し処理を終了した後に電源断を検知し、電源断処理に移行するので、たとえば払出しセンサ37aがオフ状態になっているときや、払出しセンサ37bがオン状態になっているタイミングで電源断処理が実行されることはない。これにより、メダル払出し処理の途中で電源断処理が実行され、（1枚の）メダル払出し処理が正常終了する前に当該メダル払出し処理が中止されてしまうことをなくすることができる。

【0173】

なお、時間T1を必要以上に長く設定すると、次のメダルの払出し処理が実行されてしまうおそれがある。そこで、少なくとも次のメダルの払出し処理が実行される前までに、電

50

源断処理を実行するようにする。図 8 において、たとえば、1 枚のメダル払出し処理の周期を時間 T_4 とし、時刻 S_{35} のタイミングで払出しセンサ 37 a がオン状態からオフ状態になると仮定すると、「 $T_1 < T_4$ 」となるように設定する。

【0174】

<第 2 実施形態>

第 2 実施形態は、メイン制御基板 50 の基板ケースに形成されるゲート跡に関するものである。

従来技術では、基板ケースのゲート跡の形状、大きさ、及び位置等は、金型製作時に金型設計者によって、専ら、金型製造上の都合から決定されていた。

しかし、ゲート跡は、凹凸面となるため、たとえばゲート跡を狙って穴が開けられても、目視では判別できない（気づかない）場合があった。

【0175】

そして、ゲート跡の真下にメイン制御基板 50 のメイン CPU 55 が配置されていると、ゲート跡に穴を開けて、その穴から針金を通す等して、メイン CPU 55 にアクセスされてしまう（ゴト行為が行われる）おそれがあった。特に、ゲート跡が他の部分よりも肉厚が薄くなる形状とした場合には、他の部分よりも穴をあけやすくなってしまう。

そこで、第 2 実施形態では、基板ケースのゲート跡を利用してゴト行為が行われてしまうことを防止する。

【0176】

図 9 は、メイン制御基板 50 と、基板ケース 56（上カバー 57 及び下カバー 58）とを分解して示す外観斜視図である。

基板ケース 56 は、上カバー 57 と下カバー 58 とから構成され、いずれも、透明樹脂による（射出）成型品である。よって、内部にメイン制御基板 50 を収容したときは、基板ケース 56 の外側から、メイン制御基板 50 の状態を、目視で鮮明に確認することができる。

【0177】

メイン制御基板 50 上には、上述したメイン CPU 55、管理情報表示 LED 74（4桁の LED。「役比モニタ」又は「比率表示器」とも称される。）、設定値表示 LED 73 等の電子部品が搭載されている。なお、メイン制御基板 50 上には、上述した RWM 53、ROM 54 等の多くの電子部品が搭載されているが、図 9 では図示を省略する。さらに、図 9 では図示しないが、メイン制御基板 50 には、ベットスイッチ 40 a 及び 40 b、スタートスイッチ 41、ストップスイッチ 42、メダルセレクト内の通路センサ 46、投入センサ 44 a 及び 44 b の故障確認用 LED が実装されている。なお、故障確認用 LED は、これだけに限られるものではない。

たとえば、スタートスイッチ 41 の故障確認用 LED は、スタートスイッチ 41 がオフのときは消灯しており、スタートスイッチ 41 が操作されたとき（スタートスイッチ 41 が操作されてセンサがオンを検知しているとき）に、オン（点灯）となる LED である。

【0178】

なお、スタートスイッチ 41 の故障確認用 LED 及び後述する他の操作スイッチやセンサの故障確認用 LED は、操作スイッチが操作されたとき（センサがオンを検知したとき）に消灯し、オフのときに点灯するように構成してもよい。

【0179】

また、ベットスイッチ 40 a 及び 40 b の故障確認用 LED は、ベットスイッチ 40 a 用と 40 b 用との 2 個設けられ、ベットスイッチ 40 が操作されていないときは消灯しており、ベットスイッチ 40 が操作され、そのときの電気信号を受信すると、点灯する LED である。

さらにまた、通路センサ 46、投入センサ 44 a 及び 44 b の故障確認用 LED は、各センサごとに合計で 3 個設けられ、メダルを検知していないときは消灯しており、メダルを検知すると、点灯する LED である。

そして、管理者は、たとえばスタートスイッチ 41 を操作し、メイン制御基板 50 に実装

10

20

30

40

50

されたスタートスイッチ 4 1 の故障確認用 L E D の点灯／消灯を確認することで、スタートスイッチ 4 1 の故障（通電）の有無を確認することができる。他のスイッチ又センサについても同様である。

【 0 1 8 0 】

なお、上記の故障確認用 L E D は、通常中（設定変更中でなく、かつ設定確認中でもない）において、フロントドアを開放したときには、スタートスイッチ 4 1 の操作等により点灯／消灯するようにしてもよい。あるいは、フロントドアを開放し、ドアオープンエラーとなった後、所定の操作を実行することにより、故障確認を実行できるようにしてもよい。さらに、常時（設定変更中や設定確認中であっても）、スタートスイッチ 4 1 の操作等により点灯／消灯するようにしてもよい。

10

【 0 1 8 1 】

また、メイン制御基板 5 0 上には、基板の型番が表示（印刷等）されている。なお、図 9 では図示しないが、R W M 5 3 や R O M 5 4 の上面にも同様に、型番等が表示されている。さらにまた、メイン制御基板 5 0 の四隅には、ねじを通すためのねじ穴 5 0 a が形成されている。

一方、下カバー 5 8 の下面内側の四隅には、ねじ止めするためのボス 5 8 c が形成されている。メイン制御基板 5 0 が下カバー 5 8 に載置されると、ねじ穴 5 0 a とボス 5 8 c とが重なり、ねじ穴 5 0 a からねじを通してボス 5 8 c にねじ止めすることで、メイン制御基板 5 0 を下ケース 5 8 に固定することができる。

【 0 1 8 2 】

20

この状態で上カバー 5 7 を下カバー 5 8 に重ねると、上カバー 5 7 と下カバー 5 8 とが嵌合する形状に形成されている（図 9 では、嵌合部分の具体的形状については図示を省略している。）さらに、上カバー 5 7 の図中左右両側にはかしめ部 5 7 a が設けられている。同様に、下カバー 5 8 の図中左右行側にはかしめ部 5 8 a が設けられている。なお、図 9 では、かしめ部 5 7 a 及び 5 8 b の具体的形状、及び詳細な形状については図示を省略する。

【 0 1 8 3 】

上カバー 5 7 と下カバー 5 8 とを嵌合させ、かしめ部 5 7 a と 5 8 a とを用いてかしめを行うと、その後は、かしめ部 5 7 a 及び 5 8 a の少なくとも一部を破壊しないと（塑性変形させないと）上カバー 5 7 と下カバー 5 8 とを開放できないようになる。

30

これにより、メイン制御基板 5 0 のセキュリティ性を担保することができる。

【 0 1 8 4 】

また、図 9 に示すように、上カバー 5 7 の上面外側には、2 か所に、ゲート跡 5 7 b が設けられている。なお、基板ケース 5 6（上カバー 5 7 と下カバー 5 8 とを嵌合させた状態）において、メイン制御基板 5 0 が収容される側を「内側」と称し、外部に露出する側を「外側」と称する。

図 9 では、ゲート跡 5 7 b は、2 か所に設けているが、これに限らず、何か所に設けてもよい。

【 0 1 8 5 】

40

ここで、「ゲート」とは、樹脂成型の際に、金型内に樹脂（湯）を流し込むときの湯口であり、ゲート跡は、樹脂成型後に、ゲートと成型品との境目に残る跡である。

基板ケース 5 6（上カバー 5 7、下カバー 5 8）が図 9 に示すような形状である場合、その金型は、図 9 中、上下方向に分割する金型とすることが低コストである。また、多数個取りの金型とする場合には、ピンゲートを用いることが好ましく、樹脂（湯）の流動性の観点から、成型品の中央寄りにゲートを設けることが好ましい。したがって、第 2 実施形態において、上カバー 5 7 や下カバー 5 8 のゲート位置は、図 9 中、側面ではなく、上面に形成している。

【 0 1 8 6 】

さらに、成型時におけるゲート跡の突起の切断を考えると、ゲート跡は、外側に設けることが好ましい。

50

以上のことから、上カバー５７のゲート跡５７ｂは、上面外側に設けている。

また、上記と同様の理由により、下カバー５８のゲート跡５８ｂについても、下面の外側（図９中、見えている面と反対側の面）に設けている。なお、図９では、下カバー５８のゲート跡５８ｂは、上カバー５７のゲート跡５７ｂと同様に２か所に設けているが、１か所に設けてもよく、あるいは３か所以上設けてもよい。

【０１８７】

また、ゲートから金型内に樹脂（湯）を流す場合において、金型内における樹脂（湯）の広がり均一でなく、冷却時間差が生じると、成型品に反り変形が生じるおそれがある。そこで、成型品のゲート位置は、金型内における樹脂（湯）の広がり均一となる位置に配置することが好ましい。さらにまた、ゲートを複数箇所に設ける場合には、成型品の末端部からゲートまでの距離と、ゲート間の距離についても、できるだけ均等にすることが好ましい。

【０１８８】

図１０において、（ａ）は、基板ケース５６の上カバー５７のゲート跡５７ｂ及び下カバー５８のゲート跡５８ｂと、メイン制御基板５０との位置関係を示す平面図である。図１０（ａ）は、メイン制御基板５０が基板ケース５６内に收容された状態（メイン制御基板５０を下カバー５８に固定し、かつ、上カバー５７と下カバー５８とを嵌合させた状態を意味する。）を上から見た平面図である。また、上カバー５７の上面側から、メイン制御基板５０を透視して図示している。

【０１８９】

さらにまた、（ｂ）は、図（ａ）中、Ａ－Ａの矢視断面図の例１を示し、（ｃ）は、図（ａ）中、Ａ－Ａの矢視断面図の例２を示す。なお、これらの断面図では、図面の見やすさの観点から、ハッチングを省略する。

図１０（ａ）に示すように、メイン制御基板５０を基板ケース５６内に收容した状態では、２つのゲート跡５７ｂから上カバー５７の垂直方向（メイン制御基板５０側）（真下）には、型番表示、管理情報表示ＬＥＤ７４、設定値表示ＬＥＤ７３、メインＣＰＵ５５（ソケット）が位置しないように設定している。なお、上述したように、メイン制御基板５０上には、ＲＷＭ５３、ＲＯＭ５４、故障確認用ＬＥＤも搭載されるが、これらの真上にもゲート跡５７ｂが位置しないようにすることが好ましい。

【０１９０】

上記のようにゲート跡５７を配置するのは、以下の理由による。

メイン制御基板５０は、スロットマシン１０が市場に設置された後も、不正改造等が行われていないかどうかを目視により確認する必要がある。特に、メインＣＰＵ５５等（ＲＷＭ５３、ＲＯＭ５４を含む。以下同じ。）が適合しているものであるか否かや、ゴト行為によって改変されていないかどうか等を確認する必要がある。さらに、メイン制御基板５０は、基板ケース５６内に收容され、かつ、基板ケース５６は、上述したように封印されているため、基板ケース５６の外側から目視でメイン制御基板５０を確認する必要がある。そして、メイン制御基板５０を内部に收容した基板ケース５６は、スロットマシン１０の筐体内部において、たとえば背面内側などに取り付けられる。設定値表示ＬＥＤ７３や管理情報表示ＬＥＤ７４によって表示されている数値が見やすい位置に取り付けるためである。

【０１９１】

このため、スロットマシン１０の管理者は、上カバー５７の上面に対して垂直方向から基板ケース５６（メイン制御基板５０）を目視すると考えられる。すなわち、図１０（ａ）に示すように基板ケース５６（メイン制御基板５０）を目視すると考えられる。このため、ゲート跡５７ｂの垂直方向（真下）に、メインＣＰＵ５５等が配置されていると、ゲート跡５７によってその視認性の妨げになる可能性があるからである。特に、メインＣＰＵ５５等の上面に表示（印刷等）された情報についても、視認性が妨げられることなく目視できるようにする。

【０１９２】

10

20

30

40

50

なお、上カバー 5 7 全体が透明樹脂から成型されたものであるので、ゲート跡 5 7 b の真下であっても、視認性を完全に阻害するわけではない。しかし、図 1 0 中、(b) や (c) に示すように、ゲート跡 5 7 b の断面は凹凸面になってしまうので、ゲート跡 5 7 b の真下の視認性を低下させる（平面よりは悪くなる）ことはたしかである。また、図 1 0 (b) の断面図において、突起 5 7 d の上端面は切断面であるので、樹脂の切断時の応力により白化等する場合がある。したがって、この場合にもゲート跡 5 7 b の真下の視認性を妨げる。

【0193】

また、上カバー 5 7 の上面は、ゲート跡 5 7 b を除き、透明で凹凸のない平滑面であるので、たとえばゴト行為により穴が開けられても、目視で容易に気づくことができる。

10

これに対し、ゲート跡 5 7 b は、樹脂を切断した凹凸面である。このため、ゲート穴 5 7 b に穴を開けられ、その後たとえば樹脂材料などによってその穴が封止されると、ゲート跡 5 7 b に穴が開けられたか否かを目視で容易に判別できない場合がある。このため、ゲート跡 5 7 b を利用したゴト行為が行われる可能性がある。

【0194】

一方、ゲート跡 5 7 b に穴を開けた場合、ゲート跡 5 7 b の垂直方向（真下）にメイン CPU 5 5 等が位置すると、ゴト行為がしやすくなる。したがって、ゲート跡 5 7 b の垂直方向（真下）にメイン CPU 5 5 等が配置されていなければ、メイン CPU 5 5 等にアクセスしにくくなり、ゴト行為を困難にすることができる。

【0195】

20

また、メイン制御基板 5 0 の表面上に表示（印刷等）される型番も、不正の有無をチェックする上で重要な情報であるから、型番を確認しやすく（読みやすく）するために、型番表示領域の真上にはゲート跡 5 7 b が配置されないようにした。さらに、型番表示の真上にゲート跡 5 7 b が存在したときに、そのゲート跡 5 7 b に穴を開けて基板ケース 5 6 内にアクセスし、型番表示を不正に改変されることを防止するためにも、型番表示の真上にはゲート跡 5 7 b が配置されないようにする。

【0196】

さらに、設定値表示 LED 7 3 についても、設定変更時や設定確認時に、表示された数値を見る必要がある。また、管理情報表示 LED 7 4 についても、有利区間比率や役物比率等が適正な範囲内に収まっているかどうかを確認するために、表示された数値を見る必要がある。よって、これらの LED の真上にゲート跡 5 7 b が配置されないようにした。さらに、上記と同様に、ゲート跡 5 7 b を利用してゲート跡 5 7 b に穴を開け、そこから基板ケース 5 6 内の LED にアクセスされ、ゴト行為が行われにくくするためにも、これらの LED の真上にゲート跡 5 7 b が配置されないようにする。

30

【0197】

また、上述した故障確認用 LED についても、スロットマシン 1 0 の管理者は、操作スイッチを操作してその操作スイッチに対応する故障確認用 LED が点灯するか否かを確認するので、視認性向上のためにも、故障確認用 LED の真上にゲート跡 5 7 b が位置しないことが好ましい。ゲート跡 5 7 b の垂直方向（真下）に故障確認用 LED が配置されないようにして、ゴト行為が行われにくくすることも、上記と同様である。

40

【0198】

図 1 0 において、(b) に示す例 1 及び (c) に示す例 2 の各断面図は、ゲート跡 5 7 b の外側形状は同一である。そして、(b) の例 1 では、ゲート跡 5 7 b の上面内側は、平坦面のままとしている。これに対し、(c) の例 2 では、ゲート跡 5 7 b の上面内側を、突起状に（肉厚に）形成している。

ゲート跡 5 7 b の外側は、その中心部に突起 5 7 d を有し、その外周部に、円筒状に沈み込むように形成されたくぼみ部 5 7 c を有する。ゲートと成型品との境目は、成型時には繋がっており、成型品を金型から切り離すときに、この境目をカッターで切断する。よって、突起 5 7 d の上端面は、カッターによる切断面である。ゲートと成型品との境目の切断は、成型機により射出時に自動で切断する方法と、後工程で切断する方法とがある。

50

【0199】

ここで、ゲートと成型品との境目の切断時に、切断面を完全に平滑面に加工すること、換言すれば、突起57dの高さをほぼ「0」にした平滑面とすることは、コスト高となり、困難である。そこで、多少、突起57dに高さが残っても、上カバー57の上面外側より上に突出しないように、くぼみ部57cを形成している。これにより、たとえば組立をする作業者が、上カバー57に触ったときに、突起57dによってけがをすることを防止することができる。

【0200】

図10(b)に示すように、ゲート跡57にくぼみ部57cを設けたときは、その分だけ、上カバー57の肉厚が薄くなる。このように、一部分でも肉厚が薄い部分があると、くぼみ部57cに穴を開け、基板ケース56内にアクセスするというゴト行為が容易になるおそれがある。

10

そこで、図10(c)の例2では、ゲート跡57bを設けた上面外側の反対側(内側)に、突部57eを設け、くぼみ部57cの部分だけ肉厚が薄くなることを防止している。突部57eを設けて肉厚が薄くなる部分を設けなければ、くぼみ部57cに穴を開けるというゴト行為を困難にすることができる。

【0201】

また、突部57eは、ゲート跡57bの肉厚の一部が薄くならないようにして不正対策に寄与するだけでなく、成型時に、ディンプル(湯溜まり)としても機能する。図10(b)において、金型のゲート(突起57dに相当する位置)から樹脂(湯)が注入されたときに、その樹脂(湯)が上面内側に衝突すると、樹脂(湯)の流れが急激に変化し、安定して流動できなくなるおそれがある。そこで、ゲートの先端と対向する位置にディンプル(湯溜まり)を設けることにより、ゲートから樹脂(湯)が注入された際に、樹脂(湯)の流れが急激に変化することを少なくし、樹脂(湯)が安定して流動できるようになる。突部57eは、断面四角形状、断面三角形状、断面台形状(図10(c)の場合)、断面ドーム状等、種々の形状が挙げられ、くぼみ部57cを設けたことにより肉薄となることを防止できる形状であれば、どのような形状であってもよい。

20

【0202】

なお、ゲート跡57bの垂直方向(真下)の視認性については、ゲート跡57の下側が平滑である方が凹凸形状よりも優れている。したがって、ゲート跡57bの真下の視認性については、図10(b)の形状の方が図10(c)の形状よりも優れている。また、図10(b)の形状は、図10(c)の形状と比較して、突部57eに相当する部分を金型に形成する必要がないので、金型の形状を簡素化する(コストを低くする)ことができる。

30

【0203】

また、下カバー58のゲート跡58bについても、外側(図9中、下側)に設けるようにする。さらにまた、外側に、図10(b)に示す突起57d及びくぼみ部57cが形成されるようにする。上述したように、成型品の外側に、突起57dやくぼみ部57cを設ける方が、成型加工上、都合がよいからである。

そして、メイン制御基板50を下カバー58に固定したときに、下カバー58のゲート跡58bの垂直方向に、メイン制御基板50のメインCPU55等のピン位置が位置しないように設定する。下カバー58のゲート跡58bに穴を開けて、メインCPU55等のピンにアクセスできないようにするためである。

40

なお、下カバー58のゲート跡58bを、図10(c)に示す形状とした場合に、図10(c)の突部57eは、メイン制御基板50のピン側を向くことになるが、メイン制御基板50の下面側から突出するピンと突部57eとが干渉(接触)しないように形成することは、勿論である。

【0204】

また、図10(a)に示すように、上カバー57と下カバー58とを嵌合させた際、上カバー57のゲート跡57bと、下カバー58のゲート跡58bとは、垂直方向において重ならないように配置する(ずらす)ことが好ましい。特に、図10(b)に示すゲート跡

50

５７ｂ及び５８ｂとした場合には、ゲート跡５７ｂ及び５８ｂの一部（くぼみ部５７ｃ）の肉厚が薄くなるが、肉厚が薄くなる部分が上カバー５７と下カバー５８とで重なっていない位置に配置することで、狙われやすい部分が重ならないようにすることができる。また、上カバー５７のゲート跡５７ｂと、下カバー５８のゲート跡５８ｂとが垂直方向において重なっている場合には、一方のカバーを見るだけで、他方のカバーのゲート跡の位置がわかるようになってしまう。これを防止するためにも、上カバー５７のゲート跡５７ｂと、下カバー５８のゲート跡５８ｂとが垂直方向において重ならないようにしている。

【０２０５】

＜第３実施形態＞

第３実施形態は、メイン制御基板５０からサブ制御基板８０に対してコマンドを送信する場合において、メイン制御基板５０とサブ制御基板８０との間の通信が一時的に不能となったとき（断線後、通信が復帰したときや、ノイズの影響で通信が失敗したとき等）の処理に関するものである。

10

上述したように、メイン制御基板５０の制御コマンド送信手段７１は、サブ制御基板８０に対し、押し順指示番号や、操作されたストップスイッチ４２の情報等のコマンドを送信する。そして、サブ制御基板８０は、メイン制御基板５０から受信したコマンドに基づいて、演出を出力し、遊技中は、操作スイッチの操作に合わせて演出を更新していく。

【０２０６】

ここで、メイン制御基板５０とサブ制御基板８０との間が断線し、通信不能になる可能性がある。その原因としては、接触不良や電波ゴト等が挙げられる。サブ制御基板８０は、メイン制御基板５０からコマンドを受信しなくなったときは、演出が現在の状態でストップする。また、メイン制御基板５０及びサブ制御基板８０のいずれも、両者間の通信における断線の有無を判別することは行わない。このため、メイン制御基板５０は、メイン制御基板５０とサブ制御基板８０との間で断線が発生した場合であっても、遊技の進行（ベットスイッチ４０、スタートスイッチ４１、及びストップスイッチ４２の操作等）に応じてサブ制御基板８０に対し、コマンドの送信処理を継続する。一方、サブ制御基板８０は、メイン制御基板５０からコマンドを受信しないときは、その時点での演出状態を維持する。

20

なお、メイン制御基板５０とサブ制御基板８０との間が断線したときであっても、たとえばＡＴ中であれば、メイン制御基板５０は、指示機能の作動により、獲得数表示ＬＥＤ７８に、押し順指示情報を表示する。これにより、遊技者は、サブ制御基板８０が正常に機能していない場合であっても、押し順指示情報見て、正解押し順でストップスイッチ４２を操作することができる。

30

さらに、遊技者は、獲得数表示ＬＥＤ７８に表示された押し順指示情報と、画像表示装置２３に画像表示された演出内容（正解押し順）とを対比することができるので、両者の情報が矛盾しているときは、サブ制御基板８０による画像表示に不具合が発生していることを知ることができる。

【０２０７】

たとえば「Ｎ」遊技目の途中で断線が発生し、「Ｎ＋１」遊技目の途中で通信が復帰したような場合において、メイン制御基板５０から送信するコマンドをサブ制御基板８０で受信可能になったときに、突然、演出を「Ｎ＋１」遊技目に切り替えることはできない。サブ制御基板８０は、通信が復帰したときであっても、スタートスイッチ４１の操作に係るコマンド（遊技開始を知らせるコマンド）を受信していないときは、「Ｎ＋１」遊技目が開始されたことを判別できないからである。このため、メイン制御基板５０とサブ制御基板８０との間の通信が断線した後、復帰したときは、演出の内容によっては、遊技者に誤解を与えるおそれがある。

40

そこで、第３実施形態では、メイン制御基板５０とサブ制御基板８０との間の通信が断線した後、復帰したときは、極力、遊技者に誤解を与えないようにしつつ、演出に違和感を与えないような演出を出力する。

【０２０８】

50

図 1 1 は、第 3 実施形態におけるメイン制御基板 5 0 の動作（図 1 1 中、「メイン動作」と記載する。）とサブ制御基板 8 0 による演出の表示（図 1 1 中、「サブ表示」と記載する。）との関係を示す図であり、パターン 1（例 1）～パターン 5（例 5）からなる 5 つの例を図示している。

パターン 1～パターン 5 では、いずれも、「N」遊技目の途中で通信不能となり（断線が生じ）、「N+1」遊技目の途中で通信が復帰した例を示している。

また、図 1 1 のメイン動作において、「ベット」とは、ベットスイッチ 4 0 が操作され、規定数が有効にベットされたときを意味する。また、「スタート」とは、規定数がベットされた後、スタートスイッチ 4 1 が操作されることにより遊技を開始したことを意味する。さらにまた、たとえば「右停止」とは、右ストップスイッチ 4 2 が操作されたこと（右リール 3 1 が停止すること）を意味する。

10

【0209】

さらに、サブ表示において、「押し順演出」とは、たとえば押し順ベルや押し順リプレイに当選した遊技において、正解押し順を画像表示する演出を意味する。具体的には、たとえば「右左中表示」とは、正解押し順が「右左中」の順であることを報知する演出を意味する。なお、たとえば「左中表示」とは、左ストップスイッチ 4 2 が操作された後の演出であって、2 番目に操作するストップスイッチが左、3 番目に操作するストップスイッチ 4 2 が中であることを報知する演出を意味する。

さらにまた、たとえば「右停止演出」とは、右ストップスイッチ 4 2 が操作された旨のコマンドを受信したときに、右ストップスイッチ 4 2 が操作された（右リール 3 1 が停止した）ことについての演出を意味する。

20

【0210】

パターン 1 において、「N」遊技目でスタートスイッチ 4 1 が操作されると、上述したように、メイン制御基板 5 0 は、役の抽選を行う。当該遊技では、「右左中」が正解押し順となる押し順ベルに当選した例である。この場合、メイン制御基板 5 0 は、AT 中であれば、サブ制御基板 8 0 に対し、正解押し順「右左中」に対応する押し順指示番号（コマンド）を送信する。サブ制御基板 8 0 は、このコマンドを受信すると、画像表示装置 2 3 に、「右左中」の正解押し順を表示する押し順演出を出力する。

なお、図示しないが、メイン制御基板 5 0 は、獲得数表示 LED 7 8 に、正解押し順「右左中」に対応する押し順指示情報を表示する（指示機能の作動）。

30

【0211】

次に、遊技者が、正解押し順を見て、第一停止として右ストップスイッチ 4 2 を操作したものである（右停止）。これにより、右リール 3 1 が停止するとともに、その旨のコマンドをサブ制御基板 8 0 に送信する。サブ制御基板 8 0 は、当該コマンドを受信すると、右ストップスイッチ 4 2 が操作された（右リール 3 1 が停止した）演出（右停止演出）を出力し、右左中表示を、左中表示（なお、他の表示として、「－左中」、「×左中」等の表示が挙げられる。）に更新する。

そして、パターン 1 では、右リール 3 1 が停止した後、断線が発生し、メイン制御基板 5 0 とサブ制御基板 8 0 との間の通信が不能になった例を示している（サブ断線）。すなわち、遊技の途中で通信が不能になった例である。

40

【0212】

メイン制御基板 5 0 は、メイン制御基板 5 0 とサブ制御基板 8 0 との間の通信が不能になっても（サブ制御基板 8 0 が機能していなくても）、遊技の進行が可能である。パターン 1 の例では、「N」遊技目において、断線の発生後、左、及び中ストップスイッチ 4 2 がそれぞれ操作された（左、及び中リール 3 1 が停止した）例を示している（左中停止）。

【0213】

次に、「N+1」遊技目のためのベット操作が行われ、スタートスイッチ 4 1 が操作されたものとする。「N+1」遊技目では、「N」遊技目と同様に、「右左中」が正解押し順である押し順ベル（又は押し順リプレイ）に当選した例を示している。なお、「N+1」遊技目では、「N」遊技目と同様に、右左中の押し順でストップスイッチ 4 2 を操作した

50

例を示しているが、右左中の正解押し順を有する役に当選した場合に限らず、いかなる役抽選結果でもよい。

【0214】

なお、「N+1」遊技目で正解押し順を有する押し順ベル（又は押し順リプレイ）に当選したときは、メイン制御基板50は、獲得数表示LED78に押し順指示情報を表示する。このため、遊技者は、画像表示装置23に正解押し順が画像表示されない場合であっても、獲得数表示LED78に表示された押し順指示情報により、正解押し順でストップスイッチ42を操作可能となる。

【0215】

「N+1」遊技目では、遊技者は、最初に右ストップスイッチ42を操作した例を示している。その後、2番目の左ストップスイッチ42を操作する前に、メイン制御基板50とサブ制御基板80との通信が復帰したもとする。

これにより、遊技者が2番目のストップスイッチ42である左ストップスイッチ42を操作すると、そのコマンドがサブ制御基板80に送信される。サブ制御基板80は、このコマンドを受信すると、受信したコマンドに対応するように画像表示を更新する。すなわち、左停止が行われた旨を画像表示する（左停止演出）。ここで、サブ制御基板80は、既に表示していた演出の続き、すなわち「N」遊技目の演出として更新を行う。

【0216】

したがって、実際には、「N+1」遊技目の2番目のストップスイッチ42（左）が操作されているが、サブ制御基板80は、「N」遊技目の2番目のストップスイッチ42（左）が操作されたときの演出を出力する。「N」遊技目における2番目の正解押し順は左であるので、この例では、正解押し順で操作されたこととなる。よって、サブ制御基板80は、左停止演出（押し順正解演出）を出力し、最後の中表示の演出を出力する。

【0217】

そして、「N+1」遊技目において、最後の中ストップスイッチ42が操作されると、その旨のコマンドがサブ制御基板80に送信される。サブ制御基板80は、このコマンドを受信すると、「N」遊技目の第3停止に対応する演出、すなわち中停止演出を出力する。なお、「N+1」遊技目に、正解押し順を有する役に当選し、かつ、その正解押し順が右左中以外の場合であっても、パターン1の状況下では、上記のように演出が出力される。すなわち、「N+1」遊技目において、遊技者が操作した押し順が右左中であるときは、その押し順が不正解押し順に相当する場合であっても、後述するパターン2のような押し順失敗演出は出力されない。

【0218】

さらにまた、「N+1」遊技目で、正解押し順を有さない役に当選した場合、又は役に非当選の場合であっても、遊技者が操作した押し順が右左中であれば、上記と同じ演出が出力される。すなわち、「N+1」遊技目が正解押し順を有さない場合であっても、サブ制御基板80は、（パターン1の例では、）通信が復帰した後に左ストップスイッチ42が操作された旨のコマンドを受信したときは、左停止演出（押し順正解演出）を出力し、さらに、中表示を出力することとなる。

【0219】

次に、「N+2」遊技目のためのベットが行われ、スタートスイッチ41が操作されることにより「N+2」遊技目が開始されると、メイン制御基板50は、サブ制御基板80に対し、「N+2」遊技目が開始されたことに対応するコマンドを送信する。これにより、サブ制御基板80は、「N+2」遊技目の開始時の演出を出力する。具体的には、スタートスイッチ41の操作時に演出グループ番号や押し順指示番号のコマンドをサブ制御基板80に送信する。サブ制御基板80は、これらのコマンドを受信すると、「N」遊技目の開始時のように、押し順演出や、正解押し順の表示を行う。

【0220】

以上より、パターン1では、「N+1」遊技目の第3停止時まで、サブ制御基板80は、メイン制御基板50から受信した（「N+1」遊技目の）コマンドに基づいて、「N」遊

10

20

30

40

50

技目の演出を継続して出力し続け、「N+2」遊技目を開始したときに、「N+2」遊技目の演出に更新する。

また、メイン制御基板50からサブ制御基板80に対し、遊技終了時に、獲得枚数のコマンドを送信し、サブ制御基板80は、AT中の獲得枚数を併せて画像表示する場合がある。このような場合には、サブ制御基板80は、「N」遊技目の終了時、すなわち断線中には獲得枚数のコマンドを受信できないので、「N」遊技目の終了時は、「N-1」遊技目終了時の獲得枚数を表示したままとなる。そして、通信が復帰し、「N+1」遊技目の終了時に獲得枚数のコマンドを受信したときは、サブ制御基板80は、「N+1」遊技目終了時の獲得枚数となるように画像表示を更新する。

【0221】

パターン2では、メイン動作は、パターン1と同一である。また、断線したタイミングはパターン1と同一であるが、通信が復帰したタイミングがパターン2と異なる。パターン2では、「N+1」遊技目において、第二停止である左停止後に通信が復帰した例である。パターン2において、「N」遊技目におけるメイン動作及びサブ表示は、パターン1と同様であるので説明を省略する。

次に、「N+1」遊技目では、右左中の順でストップスイッチ42を操作するが、左第二停止後に、通信が復帰するものとする。

【0222】

通信が復帰する直前では、サブ制御基板80は、「N」遊技目の右停止演出、及び左中表示を出力中である。この状態において通信が復帰し、遊技者が「N+1」遊技目の中ストップスイッチ42（第三停止）を操作すると、そのコマンドがサブ制御基板80に送信される。サブ制御基板80は、左中表示をしているときに中停止のコマンドを受信したときは、不正解押し順であると判断し、押し順失敗演出を出力する。なお、第3実施形態では、押し順失敗演出を出力した後は、その後の押し順演出等は出力しない。

【0223】

なお、「N+1」遊技で、中左右の押し順でストップスイッチ42を操作すると仮定したとき、中左停止後に通信が復帰し、その後に右停止が行われたことによって右停止のコマンドがサブ制御基板80に送信されたときも、上記と同様に、押し順失敗演出を出力する。サブ制御基板80は、右停止演出及び左中表示を出力している最中であるので、この時点で右停止のコマンドを受信すると、1遊技で同一の停止コマンドを2回受信したことになる。このような場合であっても、エラー報知等を行うことなく、押し順失敗として処理し、その演出を出力する。

そして、パターン1と同様に「N+2」遊技目を開始すると、「N+2」遊技目の開始時のコマンドがサブ制御基板80に送信される。これにより、サブ制御基板80は、「N+2」遊技目の演出を開始する。

【0224】

パターン3では、「N」遊技目のメイン動作及びサブ表示は、パターン1と同一である。パターン3は、「N+1」遊技目において、第一停止右、第二停止中の後、通信が復帰した例を示している。したがって、「N+1」遊技目において、通信が復帰した後は、第三停止である左停止のコマンドをサブ制御基板80に送信する。サブ制御基板80は、「N」遊技目の「左中表示」を出力しているので、この状態で左停止のコマンドを受信すると、正解押し順と判断する。したがって、サブ制御基板80は、左停止演出（押し順正解演出）を出力し、次に、中表示を出力する。

【0225】

しかし、メイン制御基板50側では、「N+1」遊技目は、左第三停止で遊技を終了する。次に、「N+2」遊技目に移行し、「N+2」遊技目の開始時のコマンドがサブ制御基板80に送信されると、サブ制御基板80は、当該コマンドを受信すると、「N+2」遊技目開始時の演出に切り替える。よって、それまで出力していた左停止演出及び中表示をキャンセルする。また、中表示の出力中に、「N+2」遊技目の開始時のコマンドを受信しても、エラー報知等は行わず、受信したコマンドに従って、「N+2」遊技目の開始時

10

20

30

40

50

の演出を出力する。

【0226】

パターン4は、サブ表示において、AT中の残り遊技回数を表示する例である。また、パターン4において、メイン動作、断線タイミング、及び通信復帰タイミングは、パターン3と同一である。

メイン制御基板50は、毎遊技、遊技開始時に、ATの残り遊技回数のコマンドをサブ制御基板80に送信する。サブ制御基板80は、メイン制御基板50から、ATの残り遊技回数のコマンドを受信すると、ATの残り遊技回数の表示を更新する。なお、AT中において、残り遊技回数の表示は、単独で行われるものではなく、パターン3の押し順演出とともに出力される。

10

【0227】

パターン4において、メイン制御基板50は、スタートスイッチ41が操作されたとき（遊技開始時）に、サブ制御基板80に対し、AT中の残り遊技回数のコマンドを送信する。ここで、「N」遊技目では、ATの残り遊技回数が10ゲームであるものとする。

サブ制御基板80は、「N」遊技目の開始時に、メイン制御基板50から受信したコマンドに基づいて、AT中の残り遊技回数（残り10ゲーム）を表示する。

そして、「N」遊技目の途中で断線し、その断線状態が「N+1」遊技目の開始時も継続すると、メイン制御基板50は、「N+1」遊技目の開始時（スタート時）に、サブ制御基板80に対し、AT中の残り遊技回数（9ゲーム）のコマンドを送信するための処理を実行するものの、サブ制御基板80は、（断線のために）当該コマンドを受信できない。このため、「N+1」遊技目では、「N」遊技目の「残り10ゲーム」を表示したままとなる。

20

【0228】

そして、「N+1」遊技目の途中（左中停止後）に通信が復帰し、「N+2」遊技目に移行すると、「N+2」遊技目の開始時に、メイン制御基板50は、サブ制御基板80に対し、AT中の残り遊技回数（8ゲーム）のコマンドを送信する。サブ制御基板80は、このコマンドを受信すると、残り10ゲームの表示から、残り8ゲームの表示に更新する。

【0229】

パターン5は、メイン動作、断線タイミング、及び通信復帰タイミングはパターン4と同一であるが、「N」遊技目がATの残り1ゲームであるときの例である。

30

メイン制御基板50は、「N」遊技目の開始時（スタートスイッチ41が操作されたとき）に、サブ制御基板80に対し、AT中の残り遊技回数（残り1ゲーム）のコマンドを送信する。サブ制御基板80は、このコマンドを受信すると、（それまでの残り2ゲームの表示から）残り1ゲームの表示に更新する。

「N」遊技目の右停止後に断線が発生した場合において、メイン制御基板50は、「N+1」遊技目の開始時（スタートスイッチ41が操作されたとき）に、AT中の残り遊技回数が0ゲームである旨のコマンドをサブ制御基板80に送信するが、サブ制御基板80は、当該コマンドを受信できない（パターン4と同じ）。よって、「N+1」遊技目の開始時には、ATの残り1ゲームである旨の表示が継続される。

【0230】

40

また、サブ制御基板80は、ATを終了するときには、AT終了演出を出力する。AT終了演出は、AT中の残り遊技回数が0ゲームである旨のコマンドを（遊技開始時に）受信したことに基いて、当該遊技の終了時に実行する。

しかし、パターン5の例では、サブ制御基板80は、AT中の残り遊技回数が0ゲームである旨のコマンドを受信していないので、AT終了演出は出力されない。したがって、「N+1」遊技終了時も、ATの残り1ゲームである旨の演出が出力された状態となる。

【0231】

そして、「N+1」遊技目が終了し、「N+2」遊技目に移行すると、「N+2」遊技目の開始時には、メイン制御基板50は、通常遊技（非AT）を示すコマンドをサブ制御基板80に送信する。サブ制御基板80は、このコマンドの受信に基づいて、「残り1ゲー

50

ム」の表示を消去し、通常（非AT）演出を出力する。

なお、AT終了時には、のめり込み防止のため、「パチンコ・パチスロは適度に楽しむ遊技機です。」等の画像表示を行う。しかし、パターン5の場合は、「N+1」遊技目の終了時にサブ表示が正常に復帰していないので、当該画像表示を行うことができない。そこで、この対策としては、サブ制御基板80側で遊技履歴を管理しておき、ATの終了をまたいで次回遊技（図11の例では、「N+2」遊技目）に移行したときは、その遊技のスタート時に、当該画像表示を行うことが挙げられる。

【0232】

以上のパターン1～5において、「N」遊技目に断線が発生したときは、サブ制御基板80は、通信復帰時まで、「N」遊技目の断線発生直前の演出を出力し続け、「N+1」遊技目の途中で通信が復帰したときは、「N+1」遊技目で受信したコマンドに基づいて、「N」遊技目として出力している演出の続きを出力する。したがって、たとえば、パターン1において、「N+1」遊技目で、通信が復帰した後に左停止のコマンドを受信したときは、実際に正解押し順でストップスイッチ42が操作されたか否かにかかわらず、正解押し順演出が出力されることとなる。

【0233】

これに対し、たとえばパターン1において、「N+1」遊技目で、通信復帰後に、仮に中停止のコマンドを受信したときは、その時点で出力している演出の押し順、すなわち「N」遊技目の左中表示に対しては不正解押し順となるので、実際に正解押し順でストップスイッチ42が操作されたか否かにかかわらず、押し順失敗演出が出力されることとなる。ただし、「N+1」遊技目で押し順失敗演出が出力されたとしても、「N+1」遊技目の正解押し順通りに遊技者がストップスイッチ42を操作していれば、遊技者に有利となる図柄組合せが停止表示されるので、遊技者に不利益となることはない。

【0234】

以上のように、「N+1」遊技目で通信が復帰したときは、「N+1」遊技目では、断線前の（「N」遊技目の）演出を引き継ぐ演出を出力し、「N+2」遊技目の開始時に演出をリセットする（正しい演出に戻す）。これにより、断線が発生した遊技、及び通信が復帰した遊技のいずれも、不自然な演出が出力されることを最小限に抑え、遊技者にできるだけ誤解を与えないようにすることができる。

【0235】

また、図11の例では、「N」遊技目に断線が発生した後、「N+1」遊技目に通信が復帰した例を示したが、断線発生後、2遊技以上経過したときに通信が復帰しても、図11と同様である。

たとえば「N」遊技目に断線が発生し、「N+a」遊技目（a＝「2」以上）に通信が復帰したときは、「N+a-1」遊技目までは、「N」遊技目の断前直前の演出が出力され続ける。そして、通信が復帰する「N+a」遊技目では、通信が復帰した後に受信したコマンドに基づいて、出力を継続していた「N」遊技目の演出の続きを実行する。次に、「N+a+1」遊技目の開始時に、「N+a+1」遊技目の開始時の演出（正しい演出）に更新する。

【0236】

<第4実施形態>

モータ32は、リール31の回転及び停止を行う場合に、加速、定速、減速、及び停止処理を行うが、これらは、いずれも励磁状態である。そして、モータ32の回転を停止させたときに、所定時間（後述する時間T11）、4相同時に励磁をかけた状態（以下、「4相励磁状態」という。）とする。

第4実施形態は、ストップスイッチ42の停止ボタン42aの動作と、モータ32の停止時における4相励磁状態との時間関係に関するものである。

図12は、第4実施形態において、停止ボタン42aの動作と検知センサ42eとの関係を示す断面図である。なお、図12は、図面の見やすさの観点から、ハッチングを省略している。また、図12は、第4実施形態を説明するための模式図であり、実際の製品が図

10

20

30

40

50

12のような構造になっていることを意味するものではない。図12では、停止ボタン42aが押し込まれてから元に戻るまでの過程を(a)→(b)→(c)→(d)の順で図示している。図中、上側が遊技者側であり、下側がスロットマシン10の内側である。図中、フロントドア12よりも上方が遊技者から見える側である。

さらにまた、検知センサ42eが移動片42dを検知するラインを、点線で示している。移動片42dの先端が当該点線と接触した瞬間が、検知センサ42eが移動片42dを検知した瞬間であるものとする。

【0237】

図12(a)において、停止ボタン42aは、ストップスイッチ42の操作体であり、遊技者がストップスイッチ42をオンにするときに操作する(スロットマシン10の内側に押し込む)ものである。停止ボタン42aの遊技者側は、スロットマシン10の筐体前面に設けられたフロントドア12から数ミリメートル程度、突出するように配置されている。この部分を遊技者側の正面から見ると、略円筒状となっている。停止ボタン42aは、無負荷状態では、(圧縮)コイルばね42cのばね力により、図(a)中、F3方向(外方向、遊技者方向)に付勢されており、この付勢力によって停止ボタン42aの遊技者側の端部がフロントドア12から突出している。この状態では、停止ボタン42aの図中、下面部(以下、「フランジ状部分」という。)とフロントドア12とが当接している。一方、ストッパ42bは、フロントドア12の内側(筐体内部)に設けられており、停止ボタン42aが押し込まれたときに停止ボタン42aと当接し、それ以上の停止ボタン42aの移動を禁止する部分である。

【0238】

停止ボタン42aの図中、下面側には、停止ボタン42aと一体で移動可能な移動片42dが設けられている。さらに、移動片42dの真下には、移動片42dの動きを検知するための検知センサ42eが配置されている。図中、(a)に示す無負荷状態において、コイルばね42cの付勢力によって停止ボタン42aがフロントドア12側に付勢されている状態では、移動片42dの先端(図中、下端)は、検知センサ42eから離れた位置に配置されている。よって、図中(a)の状態では、検知センサ42eは、移動片42dを検知しておらず、オフ状態となっている。

【0239】

次に、図中(b)に示すように、遊技者は、リール31の回転を停止させるときは、停止ボタン42aを、F4方向に押し込む。これにより、コイルばね42cの付勢力に抗して、停止ボタン42aは、図中、下方向に移動する。停止ボタン42aが図中、下方向に移動すると、停止ボタン42aと一体である移動片42dもまた、図中、下方向に移動する。これにより、移動片42dの先端が検知センサ42e内に入り込む。そして、移動片42dの先端が検知センサ42eの点線に接触すると、検知センサ42eは、オフ状態からオン状態になる。図12(b)は、検知センサ42eがオフ状態からオン状態になった瞬間の各部材の位置を示している。検知センサ42eがオン状態になった瞬間は、停止ボタン42aのフランジ状部分は、ストッパ42bとは未だ当接しておらず、停止ボタン42aとストッパ42bとの間には隙間がある。

【0240】

図12(b)の状態からさらに停止ボタン42aが押し込まれると、図12(c)に示すように、停止ボタン42aのフランジ状部分がストッパ42bと当接する。この位置が、停止ボタン42aを押し込んだときの最深部となる。また、図12(c)の状態では、移動片42dの先端が検知センサ42eによって検知されている状態が維持されているので、検知センサ42eはオン状態である。

【0241】

図12(c)の状態から、遊技者が停止ボタン42aの押し込みを解除すると(図12(c)中、F4方向の力を除くと)、コイルばね42cの付勢力F3によって、停止ボタン42aを初期位置に戻す力が作用する。これにより、停止ボタン42a及び停止ボタン42aと一体である移動片42dは、図中、上方向に移動する。その結果、移動片42dの

先端が検知センサ 4 2 e の点線と接触しなくなり、検知センサ 4 2 e は、オン状態からオフ状態となる（図 1 2（d））。

【0 2 4 2】

図 1 2（d）は、検知センサ 4 2 e がオン状態からオフ状態になった瞬間の各部材の配置を示している。図 1 2（d）の状態では、停止ボタン 4 2 a は、最終位置まで戻っていない。図 1 2（d）の状態からさらに停止ボタン 4 2 a が戻されると、停止ボタン 4 2 a のフランジ状部分フロントドア 1 2 と当接し、この位置で停止ボタン 4 2 a が停止する。この状態が、図 1 2（a）の状態であり、停止ボタン 4 2 a の無負荷状態である。

なお、検知センサ 4 2 e がオフ状態からオン状態になるタイミングを示す図 1 2（b）の状態と、検知センサ 4 2 e がオン状態からオフ状態になるタイミングを示す図 1 2（d）の状態は、一般には同一であるが、わずかにズレが生じていても特に問題はない。

10

【0 2 4 3】

図 1 3 は、第 4 実施形態において、停止ボタン 4 2 a の動作とモータ 3 2 の励磁状態との関係等をタイムチャートで示す図であり、（a）は例 1 を示し、（b）は例 2 を示す。

図 1 3（a）において、停止ボタン 4 2 a が無負荷状態の初期位置（図 1 2（a））にあり、停止ボタン 4 2 a の押し込みを開始した瞬間の時刻を S 4 1 とする。停止ボタン 4 2 a が押し込まれ、検知センサ 4 2 e がオフからオンになったとき、すなわち図 1 2（b）の状態になったときの時刻を S 4 2 とする。さらにその位置から停止ボタン 4 2 a が押し込まれ、停止ボタン 4 2 a が最深部に到達したとき（図 1 2（c）の状態となったとき）の時刻を S 4 3 とする。以上の時刻 S 4 1、S 4 2、及び S 4 3 は、遊技者の押し込み速度に依存するものであり、一定ではない。停止ボタン 4 2 a をゆっくりと押し込めば、時刻 S 4 1 から S 4 3 までの時間は長くなり、停止ボタン 4 2 a を早く押し込めば、時刻 S 4 1 から S 4 3 までの時間は短くなる。

20

【0 2 4 4】

次に、時刻 S 4 4 のときに、停止ボタン 4 2 a の押し込みを解除するものとする。なお、時刻 S 4 4 の時点では、停止ボタン 4 2 a は、最深部に位置しているものとする。

停止ボタン 4 2 a の押し込みが解除されると、上述したように、コイルばね 4 2 c のばね力によって停止ボタン 4 2 a が初期位置に戻ろうとする力が作用する。なお、停止ボタン 4 2 a の押し込みを解除した瞬間から、停止ボタン 4 2 a の操作者は、停止ボタン 4 2 a に接触しないものとする。

30

そして、検知センサ 4 2 e がオンからオフになった時、すなわち図 1 2（d）の状態となったときの時刻を S 4 5 とする。ここで、時刻 S 4 4 から S 4 5 になるまでの時間を T 1 1 とする。

【0 2 4 5】

時間 T 1 1 は、コイルばね 4 2 c のばね力（ばね定数）と、最深部位置から検知センサ 4 2 e がオフになる位置までの停止ボタン 4 2 a のストローク（移動距離）とによって定まる変数である。（a）の例 1 では、時間 T 1 1 が 1 0 0 m s となるように、コイルばね 4 2 c のばね力（ばね定数）及び停止ボタン 4 2 a のストロークが設計されている。

【0 2 4 6】

一方、ストップスイッチ 4 2 のオン（具体的には、検知センサ 4 2 e のオン）が検知されると（図 1 2（b）の状態になると）、リール制御手段 6 5 は、そのストップスイッチ 4 2 に対応するリール 3 1 の停止制御を実行し、役抽選手段による役抽選結果（内部抽せん手段により決定した結果）に対応する位置でそのリール 3 1 を停止させる。リール 3 1 の停止制御を開始してから（検知センサ 4 2 e のオンを検知してから）リール 3 1 が停止するまでの時間は、上述したように、（MB 遊技中の所定のリール 3 1 を除き、）1 9 0 m s 以内（リール 3 1 の図柄数が 2 1 図柄の場合は移動コマ数が 5 コマ以内、2 0 図柄の場合は移動コマ数が 4 コマ以内）に設定されている。したがって、役抽選結果やストップスイッチ 4 2 が操作された瞬間のリール 3 1 の位置によって異なるので、リール 3 1 の減速を開始してからリール 3 1 が停止するまでの時間は、一定ではない。

40

【0 2 4 7】

50

さらに、リール制御手段 65 は、リール 31 を所定位置に移動させた後は、モータ 32 を、所定時間、4 相同時に励磁をかけている（ブレーキをかけている）状態（上述した 4 相励磁状態）とする。

ここで、本実施形態におけるモータ 32 は、4 相ステッピングモータであり、モータ 32（リール 31）の回転中は、たとえば 1・2 相励磁を行う（なお、1・2 相励磁に限られるものではない）。したがって、モータ 32 の回転中も、1 つの励磁状態である。そして、モータ 32 の回転駆動を停止させるときは、4 相励磁状態とする。

なお、リール 31 を所定位置に移動させた後に、バウンドストップを行う場合（停止位置でリール 31 が振動するように見せる場合）には、4 相励磁状態ではなく、たとえば 3 相励磁状態とすることも可能である。

【0248】

モータ 32 の回転駆動を停止した瞬間は、モータ 32 やリール 31 の回転時の慣性によって、停止させたい位置からオーバーするおそれがあるため、リール 31 を所定位置で停止させた瞬間に、モータ 32 を 4 相励磁状態とし、静止トルクを発生させることで、停止位置から慣性によって動かないようにする。モータ 32 が 4 相励磁状態であるときは、次のストップスイッチ 42 の操作受け付けは許可されない。第一又は第二停止時に、次のストップスイッチ 42 の操作受け付けが許可されるのは、操作されたストップスイッチ 42 の検知センサ 42e がオン状態からオフ状態となり（図 12（d）の状態まで戻り）、かつ、回転駆動を停止したモータ 32 の 4 相励磁状態が終了したときである。

【0249】

このように制御するのは、以下の理由による。

リール 31 の停止位置を保持するために、モータ 32 を 4 相励磁状態に制御するが、そのように制御しているときは、通常時より多くの負荷がかかるため、スロットマシン 10 全体の負荷が大きくなってしまう。そこで、この負荷を下げるために、1 つのモータ 32 の 4 相励磁状態を終了した後、次の停止ボタン 42a の操作受け付けを可能とするためである。

【0250】

図 13（a）の例 1 では、役抽選手段による役抽選結果（内部抽せん手段により決定した結果）が所定の結果であったとき（たとえば、押し順ベル当選時）は、4 相励磁状態の開始から終了までの励磁時間 T_{12} を、90 割込み（ $2.235 \times 90 = 201.15 \text{ ms}$ ）に設定している。ここで、役抽選結果が所定の結果であったときに、4 相励磁状態の励磁時間 T_{12} が「90 割込み」に設定するのは、いずれの役抽選結果であっても励磁時間 T_{12} は常に一定とは限らない、という意味である。

【0251】

よって、第 4 実施形態の例 1 では、「 $T_{11} < T_{12}$ 」となるように設定している。

ここで、時刻 S_{42} の時点からリール 31 の停止制御が開始されると、190ms 以内でリール 31 が停止する。上述したように、リール 31 の図柄数が「21」であるときの停止制御時における移動コマ数数が 5 コマ以内（最小 1 コマ）、又はリール 31 の図柄数が「20」であるときの停止制御時における移動コマ数が 4 コマ以内（最小 1 コマ）であるので、時刻 S_{42} の時点から、約「40」～「190」ms 以内でリール 31 が停止する。一方、検知センサ 42e がオフ状態からオン状態になった時点から、停止ボタン 42e が最深部に到達し、停止ボタン 42e の押し込み力が解除されるまでの時間（時刻 S_{42} から S_{44} までの時間）は、「40」～「180」ms 程度である。このため、モータ 32 の 4 相励磁状態が開始される時刻と、停止ボタン 42a の押し込みが解除される時刻 S_{44} とは、近い時刻（ほぼ同時刻）である。

【0252】

そこで、例 1 では、停止ボタン 42a の押し込みが解除されるタイミング（時刻 S_{44} ）で 4 相励磁状態が開始されるものとし、検知センサ 42e がオン状態からオフ状態になった（時刻 S_{45} ）後に、モータ 32 の 4 相励磁状態が終了する（時間 T_{12} が経過する）ように設計した。このため、モータ 32 の 4 相励磁状態を終了した時には、次の停止ボタン 42a の操作受け付け可能となるように設定可能である。

このように、4相励磁状態の終了前に検知センサ42eがオフ状態になるように設計すれば、4相励磁状態を終了した時点で、次の停止ボタン42aの操作受け付けを許可することができる。これにより、遊技を高速で進行することが可能となる。

【0253】

これに対し、図13(b)の例2では、最深部に到達している停止ボタン42aの押し込みを解除した瞬間(時刻S44)から、検知センサ42eがオンからオフになるまで(時刻S45に到達するまで)の時間T11が、300msに設定されている例である。したがって、例1よりも、停止ボタン42aの戻り時間が3倍となっている。上述したように、停止ボタン42aの戻り時間は、コイルばね42cのばね力(ばね定数)と、停止ボタン42aのストロークとによって設定(調節)可能である。

10

【0254】

一方、例2では、4相励磁状態を開始してから終了するまでの時間T12は、45割込み(100.575ms)に設定されている。

そして、例2では、例1と同様に、最深部に到達している停止ボタン42aの押し込みが解除される瞬間(時刻S44)から4相励磁状態が開始されるものとし、モータ32の4相励磁状態が終了した後に、検知センサ42eがオフになるように設計した。このため、検知センサ42eがオフになった時は、次の停止ボタン42aの操作受け付け可能となるように設定可能である。

【0255】

このように、検知センサ42eがオフになった時には4相励磁状態が終了しているように設計することで、検知センサ42eがオフになった時点で、次の停止ボタン42aの操作受け付けを許可することができる。これにより、遊技を高速で進行することが可能となる。以上のように、例1及び例2のいずれも、それぞれ制御上のメリットを有する。

20

なお、図13の例1及び例2では、4相励磁状態の開始から終了までの時間T12が異なる例を示した。しかし、たとえば4相励磁時間T12が一定値である場合には、「 $T11 < T12$ 」とすれば、4相励磁状態を終了した時点で次の停止ボタン42aの受け付けが可能となる。よって、4相励磁時間T12が一定値である場合には、例1の方がより高速で遊技を消化可能となる。

【0256】

<第5実施形態>

30

第5実施形態は、電源のオン/オフと、プログラムの起動等との関係に関するものである。図14は、第5実施形態における制御の概略をタイムチャートで示す図である。

図14中、(a)は、メインプログラム(メイン制御基板50のプログラム)の起動後に電源断が発生したときの状態を示す図である。電源は、時刻S51の時にオンとなり、その後、時刻S55の時にオフになるものとする。

時刻S51で電源が投入されると(図1中、電源スイッチ11がオンにされると)、メイン制御基板50及びサブ制御板80のいずれにも電源の供給が開始され、メイン制御基板50及びサブ制御板80の電圧レベルが徐々に高くなり、供給レベルV0(電源がオンであるときのレベル)に到達する。なお、図14中、電圧の供給レベルV0、電源断検知レベルV1、駆動電圧限界V2は、図3(第1実施形態(A))と同様である。

40

【0257】

時刻S51で電源が投入された後、メイン制御基板50及びサブ制御板80の電圧レベルが供給レベルV0に到達したときの時刻をS52とする。その後、時刻S52から時間T22が経過した時刻S53から、サブ制御基板80によるサブプログラムが起動する。その後、時刻S52から時間T23($T23 > T22$)が経過した時刻S54から、メイン制御基板50によるメインプログラムが起動する。このように、サブプログラムが先に起動し、その後にメインプログラムが起動するようにしているのは、メイン制御基板50からサブ制御基板80に対して電源投入後の最初のコマンドを送信するときに、サブ制御基板80側で、そのコマンドを受信可能な状態にしておくためである。

【0258】

50

次に、時刻 S 5 5 の時に電源断（電源スイッチ 1 1 のオフ、又は停電等）が発生すると、メイン制御基板 5 0 及びサブ制御基板 8 0 の電圧レベルは徐々に低下する。電圧レベルが低下しても、駆動電圧限界 V 2 以上の電圧であれば、メイン制御基板 5 0 及びサブ制御基板 8 0 は、電源断処理を実行可能である。

また、時刻 S 5 5 で電源断が発生したときは、図 3 と同様に時間 T 0（2 0 割込み）で電圧が電源断検知レベル V 1 となり、電源断が検知される（時刻 S 5 6）。さらに、電源断の検知後、図 3 と同様に、たとえば 1 割込み後に、電源断処理が実行される。電源断処理は、時刻 S 5 7 で終了するものとする。

その後、時刻 S 5 8 に達すると、電圧が駆動電圧限界 V 2 を下回り、プログラム（処理）を実行できない。このため、時刻 S 5 8 に達する前に、電源断処理が終了するように制御する。

【0 2 5 9】

時刻 S 5 4 でメインプログラムが起動すると、メイン CPU 5 5 の設定、RWM 5 3 のチェック、前回の電源断が正常であったか否かの確認、設定キースwitchの状態の確認等を実行し、その後、割込み処理を起動する。設定キースwitchがオフであるときは、割込み処理の起動後に、電源断復帰処理（RWM 5 3 の所定範囲の初期化等）を実行する。これに対し、設定キースwitchがオンであるときは、割込み処理の起動後に、設定変更処理に移行する。

そして、図 1 4（a）に示すように、メインプログラムを起動した後に電源断が発生した場合において、設定キースwitchがオフであるときは、電源断復帰処理を完遂した後に、電源断処理を実行する。これにより、正常にプログラムを終了することができる。

これに対し、メインプログラムを起動した後に電源断が発生した場合において、設定キースwitchがオンであるときは、設定変更処理を開始することなく電源断処理を実行する。電源断が発生した後に設定変更処理を実行すると、不具合が発生するおそれがあるためである。

【0 2 6 0】

また、メインプログラムを正常に実行するためには、メインプログラムの起動と同時に電源断を検知した場合であっても、メイン CPU 5 5 の設定と、RWM 5 3 のチェックは、必ず実行する。

さらにまた、メインプログラムの起動後は、その後に電源断が発生したとしても、割込み起動までは必ず実行する。割込み処理において電源断を検知するためである。なお、第 1 実施形態（A）と同様に、たとえば「N」割込み目に、電源断が発生したと判断される電圧低下（電源断検知レベル V 1）を検知し、次の「N + 1」遊技目でも当該電圧低下を検知したときは、「N + 1」割込み目で電源断を検知する（電源断と判断する）。そして、「N + 2」割込み目から、電源断処理を実行する。

【0 2 6 1】

図 1 4（a）の例では、時刻 S 5 4 のときにメインプログラムが起動し、その後の時刻 S 5 5 で電源断が発生している。しかし、時刻 S 5 4（メインプログラムの起動）と同時に電源断が発生しても、電圧が駆動電圧限界 V 2 になる前に、電源断処理を完遂することができるように設定されている。

なお、図 1 4（a）において、電源投入（時刻 S 5 1）から、電圧が供給レベル V 0 に到達するまで（時刻 S 5 2）までの時間 T 2 1 は、電源断の発生（時刻 S 5 5）から電圧が Low レベルになるまでの時間 T 2 4 よりも短くなるように設定されている。

また、時間 T 2 3（電圧が供給レベル V 0 に達した時からメインプログラムが起動するまでの時間）は、時間 T 2 4 よりも短くなるように設定されている。

【0 2 6 2】

図 1 4（b）は、メイン制御基板 5 0 によるメインプログラムの起動前に電源断が発生したときの例である。図 1 4（b）の例では、時刻 S 5 1 で電源がオンにされ、時刻 S 5 9 で電源がオフにされる。ここで、時刻 S 5 9 は、図 1 4（a）の時刻 S 5 4 よりも前である。すなわち、メインプログラムの起動に必要な電源（供給レベル V 0）が供給された後

10

20

30

40

50

、所定時間（時間 T 2 3）を経過する前（時刻 S 5 4 に到達する前）に電源断が発生し、電圧が低下した例である。このような場合には、メインプログラムは起動しない。よって、その後、電圧が徐々に低下し、最終的には電源が Low レベルとなる。

なお、図 1 4（b）の例において、再度、電源が投入されたときは、正常に起動することができる。

また、図 1 4 では図示していないが、サブプログラムが起動した直後（時刻 S 5 3 の後）であって、時刻 S 5 4 より前（メインプログラムが起動する前）のタイミングで電源断が発生することが考えられる。

上記タイミングで電源断が発生した場合には、サブプログラムは、サブプログラムの電源断処理を実行する。そして、サブ制御基板 8 0 に供給される電圧が駆動電圧限界 V 2 になる前にサブプログラムの電源断処理を終了することが可能となっている。

また、上記タイミングでの電源断は、メインプログラムの起動前の電源断であるので、上述したようにメインプログラムは起動しない。

【0263】

以上、本発明の実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（1）本実施形態では、通路センサ 4 6 を設けている。通路センサ 4 6 は、メダル投入判定の精度をより高めるとともに、不正対策としても有効だからである。しかし、通路センサ 4 6 を設けなくてもよく、一対の投入センサ 4 4 a 及び 4 4 b のみを設けてもよい。

【0264】

（2）図 2 において、投入センサ 4 4 a 及び 4 4 b は、略水平方向に移動するメダル M を検知するように構成したが、これに限られるものではない。たとえばメダル M が略垂直下方に落下しているときに、そのメダル M を投入センサ 4 4 a 及び 4 4 b が検知する構成としてもよい。

（3）図 2 において、ブロッカ 4 5 は、メダル通路の下面側に配置したが、これに限られるものではない。投入センサ 4 4 a によってメダル M が検知される前に、メダル M をメダル通路外に送出することができる機能を有するものであればよい。

また、図 2 に示すように、投入センサ 4 4 a 及び 4 4 b は、正面から見て、メダル M の中心位置よりもやや上部を検知するように図示したが、実際の製品がこのようなになっていることを意味するものではない。投入センサ 4 4 a 及び 4 4 b は、通過するメダル M を確実に検知できるように配置されていれば、どのように配置されていてもよい。

【0265】

（4）図 3 において、時間 T 2 は、メダル M が M 2 に位置する瞬間から M 4 に位置する瞬間までの時間としたが、これに限られない。たとえば、メダル M が、図 2 中、M 1 の位置にあり、手を離れた瞬間から M 4 に到達するまでの時間を T 2 とし、かつ「 $T 2 > T 1$ 」に設定してもよい。あるいは、メダル M が、M 1 と M 2 との間のいずれかの所定位置から M 4 に到達するまでの時間を T 2 とし、かつ「 $T 2 > T 1$ 」に設定してもよい。

【0266】

（5）第 1 実施形態（A）では、メダル M が M 2 に位置する瞬間に電源断が発生したときは、メダル M が M 4 に到達するまでに電源断処理を実行するようにした。しかし、これに限らず、たとえば、メダル M が M 2 に位置する瞬間に電源断が発生したときは、メダル M が M 3 に到達するまでに電源断処理を実行するようにしてもよい。すなわち、この場合には、電源断処理により、メダル M は、投入センサ 4 4 a に検知されない。

あるいは、メダル M が M 2 に位置する瞬間に電源断が発生したときは、メダル M が投入センサ 4 4 b に到達するまでに電源断処理を実行するようにしてもよい。この場合には、メダル M は、投入センサ 4 4 a には検知されるが、投入センサ 4 4 b には検知されずに電源断処理が実行される。

【0267】

（6）さらにまた、第 1 実施形態（A）において、メダル M が M 2 に位置する瞬間に電源断が発生し、その電源断を検知して電源断処理（ブロッカオフ）を実行するまでの時間 T

1を、メダルMがM2の位置からブロッカ45が設置されている位置に到達するまでの時間（この時間を「T2'」とする。）よりも短く設定することが挙げられる。このように設定すれば、メダルMがM2に位置する瞬間に電源断が発生した場合において、メダルMがM2の位置からブロッカ45の位置に到達したときは、すでにブロッカ45はオフにされているので、そのメダルを投入センサ44a及び44b側に通さないようにすることができる。

なお、上記において、メダルM2の位置を、M1の位置で手を離れた瞬間、又はM1とM2との間の所定位置としてもよい。

【0268】

(7) 図3に示すように、第1実施形態(A)では、電源断を検知した割込み処理の次の割込み処理で電源断処理（ブロッカオフ）を実行した。しかし、これに限らず、電源断を検知した割込み処理から数えて、たとえば「2」～「5」割込み処理後に電源断処理（ブロッカオフ）が実行されるように設定してもよい。あるいは、電源断を検知した割込み処理で電源断処理（ブロッカオフ）を実行してもよい。

10

(8) 図3の第1実施形態(A)において、電源断が発生したときに、電圧が供給レベルV0から維持レベルV1に到達するまでの時間T0を20割込みとしたが、これに限られることなく、電源の性能によって、種々設定することが可能である。

【0269】

(9) 図7の第1実施形態(C)において、メダル払出し装置によりメダルMが払い出されるときは、払出しセンサ37a及び37bが可動片39aを検知する構造とした。しかし、これに限らず、払い出されるメダルM自体を、払出しセンサ37a及び37bが検知するようにしてもよい。たとえば、払出しセンサ37a及び37bを、図4に示す投入センサ44a及び44bのように配置して、（払い出される）メダルMの通過を検知してもよい。

20

【0270】

また、そのように払出しセンサ37a及び37bを配置した場合において、メダルMが払出しセンサ37a及び37bを通過するときは、

払出しセンサ37aオン、払出しセンサ37bオフ（時刻S31'）

払出しセンサ37aオン、払出しセンサ37bオン（時刻S32'）

払出しセンサ37aオフ、払出しセンサ37bオン（時刻S33'）

払出しセンサ37aオフ、払出しセンサ37bオフ（時刻S34'）

30

の経過をたどる。

そして、時刻S31'からS34'までの時間が、時間T1（電源断の発生から電源断処理を実行するまでの時間）より短くなるように設定する。

【0271】

(10) 第2実施形態において、ゲート跡57bは、突起57dやくぼみ部57cが外側にあるように形成したが、これとは逆に、突起57dやくぼみ部57cが内側にあるように形成することも可能である。下カバー58のゲート跡58bも同様である。この場合、ゲート跡57bを、図10(b)の形状にすれば、上カバー57又は下カバー58の外側は平滑面となる。一方、図10(c)の形状にすれば、上カバー57又は下カバー58の外側に突部57eが形成される。

40

【0272】

(11) 第2実施形態では、基板ケース56の例として、メイン制御基板50を内部に収容した例を挙げた。しかし、メイン制御基板50に限らず、不正を防止したい他の制御基板、例えばサブ制御基板80の基板ケースにも第2実施形態を適用することが可能である。図1に示すように、サブ制御基板80においても、RWM83、ROM54、サブCPU85等を備えるが、サブ制御基板80の基板ケースにおける上カバーの上面において、ゲート跡の垂直方向（真下）に少なくともサブCPU85を配置しないようにし、さらには、RWM83やROM54も配置しないようにすることが挙げられる。同様に、ゲート跡の垂直方向（真下）に、サブ制御基板80の型番表示領域が重ならないようにすること

50

が挙げられる。

【0273】

(12) 第3実施形態では、AT中における押し順演出及び操作されたストップスイッチ42(停止したリール31)の表示や、AT中における残り遊技回数を例に挙げたが、たとえばAT中や特別遊技(BB遊技等)の獲得枚数、残り獲得可能枚数を表示する場合であっても、第3実施形態を適用することができる。

たとえば、「N」遊技目開始時の獲得枚数が「200」枚であり、「N+1」遊技目開始時の獲得枚数が「209」枚であり、「N+2」遊技目開始時の獲得枚数が「218」枚であったと仮定する。また、メイン制御基板50は、サブ制御基板80に対し、毎遊技の開始時に、獲得枚数に関するコマンドを送信するものとする。

そして、図11に示す例と同様に、「N」遊技目の途中で断線が発生し、「N+1」遊技目の途中で通信が復帰したと仮定する。

【0274】

この場合、サブ制御基板80は、「N」遊技目では、獲得枚数として「200」枚と表示する。また、「N+1」遊技目の開始時には、獲得枚数に関するコマンドを(断線のために)受信しないので、「N+1」遊技目も、獲得枚数「200」枚の表示を維持する。次に、サブ制御基板80は、「N+2」遊技目の開始時に、獲得枚数に関するコマンドを受信すると、そのコマンドに基づいて、獲得枚数「218」枚の表示に更新する。

【0275】

(13) 第3実施形態の図11では、「N+2」遊技目のスタート時に画像表示を正常に復帰させる例を示した。しかし、これに限らず、「N+1」遊技目の全停後や、その後にベット操作が行われたときに、画像表示を正常に復帰させてもよい。あるいは、全停時や全停後にサブ制御基板80に送信されるコマンドに基づいて、所定のタイミングで画像表示を正常に復帰させることも可能である。

【0276】

(14) 第3実施形態において、たとえば断線している「N+1」遊技目の途中で、AT中の獲得可能枚数や遊技回数の上乗せ(加算)抽選に当選する場合がある。この場合に、「N+1」遊技目は断線中であるため、サブ制御基板80は、上乗せ抽選に当選したことに基づくコマンドを受信することができない。したがって、この場合には、たとえば「N+2」遊技目のスタート時に、メイン制御基板50が上乗せ(加算)抽選後の結果を示すコマンドを送信し、「N+2」遊技目のスタート時に、サブ制御基板80が上乗せ後の遊技情報(獲得可能枚数や遊技回数)の表示を行うことが挙げられる。

【0277】

(15) 第3実施形態(図11)において、たとえば「N」遊技目の右第一停止後に断線し、「N+1」遊技目の最初のストップスイッチ42が操作される前に通信が復帰する場合が考えられる。そして、「N+1」遊技目では、遊技者が右第一停止を行ったと仮定する。この場合、サブ制御基板80は、「N+1」遊技目で右第一停止のコマンドを受信したときは、すでに操作されたストップスイッチ42の停止コマンドを受信したことになるので、押し順失敗演出を出力する。そして、「N+1」遊技目の全停後のベット操作時や、「N+2」遊技目のスタート時に、画像表示を正常なものに復帰させることが挙げられる。

【0278】

(16) 第3実施形態(図11)で、AT中に獲得枚数を画像表示する場合において、断線前後における獲得枚数の画像表示の更新処理としては、たとえば以下の方法が挙げられる。

メイン制御基板50は、払出し処理があったときは、サブ制御基板80に対し、獲得枚数を示すコマンドを送信する。ここで、「N」遊技目の途中で断線が発生したときは、サブ制御基板80は、「N」遊技目の獲得枚数を受信することができない。「N」遊技目の断線直前では、サブ制御基板80は、AT中の獲得枚数として「100」と表示していたものとする。また、AT中の「N」遊技目及び「N+1」遊技目は、いずれも10枚を獲得

10

20

30

40

50

するものとする。

この場合、「N」遊技目の終了時におけるAT中の獲得枚数は、本来は「110」となるはずであるが、「100」のままである（断線しているため）。そして、「N+1」遊技目の途中に通信が復帰したと仮定する。これにより、サブ制御基板80は、「N+1」遊技目の払出し処理時に受信した獲得枚数のコマンドに基づいて、AT中の獲得枚数を正常な値に戻すことが可能となる。ここで、「N+1」遊技目の払出し処理時に正常な値に戻してもよく、あるいは、図11の例と同様に、「N+2」遊技目のスタート時に正常な値に戻してもよい。さらには、「N+1」遊技目の払出し処理時に「110」に更新し、「N+2」遊技目のスタート時に「120」に更新してもよい。

【0279】

(17) 本実施形態では、遊技機の一例としてスロットマシン10を例示したが、たとえば、ぱちんこ遊技機についても本発明を適用可能である。パチンコ遊技機では、始動口（図柄変動表示装置による図柄変動を開始し、大当たり抽選のための乱数を取得する契機となる入賞口）、電チュー入賞口（遊技球が入賞すると、次の入賞を容易にするために一定時間開いてから閉じる役物を設けた入賞口。なお、電チューは、チューリップ形状に限られない。）、アタッカー（大当たり時に開放する大入賞口）等の各種入賞口が設けられる。そして、これらの入賞口において、第1実施形態（B）を適用することが可能である。

【0280】

具体的には、たとえば始動口には、入賞センサ（始動口に入賞した遊技球を最初に検知されるセンサ）と排出センサ（入賞センサによって検知された後、遊技球を検知するセンサ）とが設けられている。また、アタッカーには、V入賞センサ（アタッカーに入賞した遊技球を最初に検知されるセンサ）と排出センサ（V入賞センサによって検知された後、遊技球を検知するセンサ）とが設けられている。

たとえば、始動口の場合、遊技球が入賞センサに検知された瞬間に電源断が発生したときは、電源断処理が実行される前に、排出センサによって遊技球を検知できるように設定する。これにより、遊技球が入賞センサに検知された瞬間に電源断が発生しても、賞球を正しくカウントすることができる。よって、入賞口に遊技球が入賞したにもかかわらず、賞球が払い出されないことを防止することができる。アタッカーのV入賞センサと排出センサについても上記と同様である。

【0281】

(18) 本実施形態では、遊技機の1つとしてスロットマシン10を例に挙げたが、スロットマシン10は、風営法の適用を受ける第4号営業店に設置される「回胴式遊技機」（いわゆる「パチスロ遊技機」）に限られるものではなく、たとえばカジノマシンや、遊技の用に供するメダルを遊技媒体として使用しない封入式遊技機（メダルレス遊技機）にも適用することができる。

【0282】

ここで、封入式遊技機（メダルレス遊技機）は、たとえば、図1中、メダル払出し装置（ホッパー35、ホッパーモータ36、及び払出しセンサ37を含むユニット）をなくすることが可能となる。また、メダル投入口47やメダルセレクトも不要にすることができる。そして、役の入賞により付与された電子メダル（電子遊技媒体）は、すべて、クレジット数表示LED76に貯留されるようにする。この場合、クレジット数表示LED76は、たとえば5桁から構成する（最高で「99,999」枚の電子メダルを貯留可能とする）ことが考えられる。

このようなカジノマシンや封入式遊技機（メダルレス遊技機）であっても、第1実施形態を除き、上述した実施形態及び下記実施形態のすべてについて、本願発明を適用することができる。

【0283】

<第6実施形態>

第6実施形態は、メイン制御基板50によるメダル払出し装置15の制御に関するものである。

10

20

30

40

50

ここで、図 15～図 17 は、第 6 実施形態におけるホッパーディスク 101 の位置とメダルの位置とホッパーモータ 36 の駆動制御との関係を説明するための図である。

また、図 15 (a) は、最後の排出メダルが固定軸 38 a 及び可動軸 38 b に接する前の状態を示すメダル払出し装置 15 の平面図であり、図 15 (b) は、最後の排出メダルが固定軸 38 a 及び可動軸 38 b に接する前の状態であってホッパーディスク 101 の回転が (a) より進んだ状態を示すメダル払出し装置 15 の平面図である。

【0284】

さらにまた、図 16 (a) は、最後の排出メダルが固定軸 38 a 及び可動軸 38 b に接した状態を示すメダル払出し装置 15 の平面図であり、図 16 (b) は、最後の排出メダルに押されて可動軸 38 b が移動した状態を示すメダル払出し装置 15 の平面図である。

10

さらに、図 17 (a) は、最後の排出メダルが排出部から排出された瞬間の状態を示すメダル払出し装置 15 の平面図であり、(b) は、最後の排出メダルを排出した後、ホッパーディスクの回転が停止した状態を示すメダル払出し装置 15 の平面図である。

【0285】

第 6 実施形態では、メダル払出し装置 15 は、メダルを貯留するホッパー 35 と、ホッパー 35 の底部に設けられているホッパーディスク 101 と、ホッパーディスク 101 を回転させるホッパーモータ 36 とを備えている。また、メダル払出し装置 15 がメイン制御基板 50 と電氣的に接続されていることは、第 1 実施形態と同様である。そして、メイン制御基板 50 は、ホッパーモータ 36 の駆動を制御する。

【0286】

20

また、図 15～図 17 に示すように、ホッパーディスク 101 は、円盤状に形成されているとともに、ホッパーディスク 101 には、ホッパー内に貯留されているメダルを保持可能な開口部である保持部 102 が、ホッパーディスク 101 の外周に沿って 8 個設けられている。

さらにまた、各保持部 102 は、ホッパーディスク 101 の上面から下面まで貫通する円孔状に形成されている。ホッパー 35 に貯留されているメダルは、各保持部 102 の上側の開口から各保持部 102 内に入り込み、各保持部 102 にそれぞれ保持されるように形成されている。

【0287】

さらに、第 6 実施形態では、メダルの払出し処理時には、ホッパーモータ 36 が駆動すると、図 15～図 17 に示すホッパーディスク 101 は、時計回りに回転する。そして、ホッパーディスク 101 が時計回りに回転すると、各保持部 102 に保持されているメダルは、ホッパーディスク 101 とともに時計回りに円弧を描くように移動して、排出部 103 から順次排出される。

30

排出部 103 からメダルが排出されると、そのメダルが保持されていた保持部 102 が空になる。そして、空になった保持部 102 には、ホッパー 35 内に貯留されている他のメダルが新たに入り込む。

【0288】

また、第 1 実施形態 (C) で説明したように、メダル払出し装置 15 は、固定軸 38 a と可動軸 38 b とを備えている。そして、第 6 実施形態では、固定軸 38 a と可動軸 38 b との間が、メダルが排出される排出部 103 とされている。

40

図 16 (b) に示すように、メダルが可動軸 38 b を押すことにより可動軸 38 b が移動し、固定軸 38 a と可動軸 38 b との間がメダルの直径より広くなると、メダルは、固定軸 38 a と可動軸 38 b との間を通過する。このとき、メダルが排出部 103 から排出されることとなる。

また、固定軸 38 a と可動軸 38 b との間をメダルが通過し、可動軸 38 b が元の位置 (図 6 中、実線で示す位置) に戻った瞬間が、メダルが排出部 103 から排出された瞬間である。可動軸 38 b が元の位置に戻ると、排出部 103 からメダルが排出されたことが、払出しセンサ 37 によって検知されることとなる。

【0289】

50

また、一の払出し処理において、排出部１０３から最後に排出されるメダルを、「最後の排出メダル」と称し、次の払出し処理において、排出部１０３から最初に排出されるメダルを、「最初の排出メダル」と称する。

図１５～図１７では、メダルを２点鎖線で示している。そして、「Ａ」の文字を付したメダルが、一の払出し処理における最後の排出メダルであり、「Ｂ」の文字を付したメダルが、次の払出し処理における最初の排出メダルである。

【０２９０】

また、一の払出し処理で最後の排出メダルが排出部１０３から排出された瞬間における、当該最後の排出メダルが保持されていた保持部１０２の位置を、「第１位置」と称し、一の払出し処理で最後の排出メダルが排出部１０３から排出された瞬間における、次の払出し処理における最初の排出メダルが保持されている保持部１０２の位置を、「第２位置」と称する。

図１７（ａ）は、最後の排出メダルが排出部１０３から排出された瞬間の状態（ホッパーディスク１０１、各保持部１０２、「Ａ」～「Ｄ」の文字を付した各メダル、固定軸３８ａ、及び可動軸３８ｂの位置関係）を示している。そして、図１７（ａ）中、「Ａ」の文字を付したメダルが保持されていた保持部１０２の位置が、第１位置であり、「Ｂ」の文字を付したメダルが保持されている保持部１０２の位置が、第２位置である。

【０２９１】

そして、第６実施形態では、メイン制御基板５０は、一の払出し処理を終了するときは、次の払出し処理における最初の排出メダルが保持されている保持部１０２が、第１位置と第２位置との間に位置した状態で、ホッパーディスク１０１の回転が停止するように、ホッパーモータ３６の駆動を制御する。

図１７（ｂ）は、最後の排出メダルを排出部１０３から排出した後、ホッパーディスク１０１の回転が停止した状態を示している。図１７（ｂ）中、第１位置及び第２位置は、それぞれ破線で示している。また、図１７（ｂ）中、「Ｂ」の文字を付したメダルは、次の払出し処理における最初の排出メダルである。そして、図１７（ｂ）に示すように、「Ｂ」の文字を付したメダルが保持されている保持部１０２が、第１位置と第２位置との間に位置した状態で、ホッパーディスク１０１の回転が停止している。

【０２９２】

ここで、第６実施形態では、ホッパーモータ３６として、ＤＣモータ（直流モータ）を用いている。

このため、払出し処理の終了時に、メイン制御基板５０からホッパーモータ３６に対し、メダルを排出するときとは逆方向の電流を流すことにより、ホッパーモータ３６の駆動を急停止させて、ホッパーディスク１０１の回転を急停止させることができる。

【０２９３】

また、上述したように、排出部１０３からメダルが排出され、可動軸３８ｂが元の位置に戻ると、その旨が払出しセンサ３７によって検知される。

このため、最後の排出メダルが排出部１０３から排出されたことを払出しセンサ３７で検知したときに、メダルを排出するときとは逆方向の電流をホッパーモータ３６に流し、ホッパーディスク１０１の回転を急停止させると、次の払出し処理における最初の排出メダルが保持されている保持部１０２を、第２位置で停止させることができる。

【０２９４】

また、メダルを排出するときとは逆方向の電流をホッパーモータ３６に流すことにより、ホッパーモータ３６を逆方向に駆動させて、ホッパーディスク１０１を逆回転（反時計回りに回転）させることもできる。

このため、払出し処理の終了時に、次の払出し処理における最初の排出メダルを保持する保持部１０２が、第２位置を通り過ぎてしまったとしても、メダルを排出するときとは逆方向の電流をホッパーモータ３６に流すことにより、ホッパーディスク１０１を逆回転させて、第２位置に戻すことができる。

そして、最初の排出メダルが保持されている保持部１０２を第２位置に戻すことにより、

10

20

30

40

50

最初の排出メダルが毎回、同じ第2位置から移動を開始するようにすることができる。これにより、払出し処理毎に、同じ動作が行われるようにすることができるので、最初の排出メダルが安定して排出されるようにすることができる。

【0295】

ここで、ホッパーモータ36としてのDCモータは、一定の電流を流すと、駆動軸の回転が停止した状態から徐々に加速していき、その後、一定速度（定速）に到達する。

図18は、第6実施形態において、ホッパーモータ36の駆動信号と、ホッパーモータ36の駆動状態と、排出部103からのメダルの排出状況との関係を示すタイムチャートを示す図である。

図18中、上段のラインは、ホッパーモータ36の駆動信号を示し、中段のラインは、ホッパーモータ36の駆動状態を示し、下段のラインは、排出部103からのメダルの排出状況を示す。

【0296】

また、ホッパーモータ36の駆動信号は、メイン制御基板50が備える所定の出力ポートから出力されるデジタル信号であり、ホッパーモータ36の駆動信号がオフからオンになると、ホッパーモータ36に一定の電流が流れ、ホッパーモータ36の駆動信号がオンからオフになると、ホッパーモータ36を流れる電流が「0」になる。

さらにまた、図18中、ホッパーモータ36の駆動状態の「停止」は、駆動軸の回転が停止した状態を示し、ホッパーモータ36の駆動状態の「定速」は、駆動軸の回転が一定速度（定速）に到達した状態を示す。

【0297】

図18に示すように、ホッパーモータ36の駆動信号がオフからオンになると、ホッパーモータ36の駆動状態は、「停止」から徐々に大きくなり、その後、「定速」に至る。

また、ホッパーモータ36の駆動状態を示すラインが斜め右上がりになっている部分は、ホッパーモータ36の駆動軸の回転が徐々に加速していくことを示している。

【0298】

このように、DCモータを用いたホッパーモータ36は、駆動信号がオフからオンになると、駆動軸の回転が徐々に加速していく。

このため、最初の排出メダルを保持する保持部102が第2位置で停止していると、その保持部102が第1位置に到達するまでに、ホッパーモータ36の駆動軸の回転が徐々に加速していくので、定速時におけるメダルの排出間隔より長い時間を要する。

すなわち、最初の排出メダルを保持する保持部102が第2位置で停止していると、ホッパーモータ36の駆動開始から最初の排出メダルが排出部103から排出されるまでに要する時間が、ホッパーモータ36の駆動軸が定速で回転しているときにおけるメダルの排出間隔より長くなる。

これにより、最初（1枚目）のメダルの排出が遅れたという感覚を遊技者に与えてしまう可能性を有する。

【0299】

そこで、第6実施形態では、メイン制御基板50は、一の払出し処理の終了時には、次の払出し処理における最初の排出メダルを保持する保持部102が、第1位置と第2位置との間に位置した状態で、ホッパーディスク101の回転が停止するように、ホッパーモータ36の駆動を制御する。

最初の排出メダルを保持する保持部102が、第1位置と第2位置との間で停止していると、第1位置に到達するまでの距離が、第2位置で停止したときより短くなる。これにより、第1位置に到達するまでの時間も、第2位置で停止したときより短くなるので、ホッパーモータ36の駆動軸の回転が徐々に加速したとしても、最初（1枚目）のメダルの排出が遅れたという感覚を遊技者に与えないようにすることができる。

【0300】

また、最初の排出メダルを保持する保持部102を、第1位置と第2位置との間で停止させると、図17（b）に示すように、ホッパーディスク101における隣り合う2つの保

10

20

30

40

50

持部 102 の間に相当する部分が、排出部 103 の正面に位置することとなる。

これにより、フロントドア 12 の前面下部に設けられたメダル払出し口から針金等の不正器具を挿入し、この不正器具でホッパーディスク 101 の保持部 102 にアクセスしようとする不正行為（ゴト行為）が行われたとしても、ホッパーディスク 101 における隣り合う 2 つの保持部 102 の間に相当する部分が障壁となり、不正器具による保持部 102 へのアクセスを阻止することができる。

【0301】

また、ホッパーモータ 36 の駆動状態が「定速」のときは、ホッパーディスク 101 は、時計回りに一定速度で回転する。このとき、各保持部 102 に保持されているメダルは、排出部 103 から等間隔で順次排出される。

さらに、図 18 に示すように、ホッパーモータ 36 の駆動信号がオンからオフになると、ホッパーモータ 36 の駆動状態は、「定速」から徐々に小さくなり、その後、「停止」に至る。

図 18 中、ホッパーモータ 36 の駆動状態を示すラインが斜め右下がりになっている部分は、ホッパーモータ 36 の駆動軸の回転が徐々に減速していくことを示している。

【0302】

このように、DC モータを用いたホッパーモータ 36 は、駆動信号がオンからオフになると、駆動軸の回転が徐々に減速していく。

そして、最後の排出メダルが固定軸 38a と可動軸 38b との間（排出部 103）を通過し、可動軸 38b が元の位置に戻ることににより、最後の排出メダルが排出部 103 から排出されたことが、払出しセンサ 37 によって検知されると、メイン制御基板 50 は、ホッパーモータ 36 の駆動信号をオンからオフにする。

これにより、ホッパーモータ 36 の駆動軸の回転が徐々に減速していき、次の払出し処理における最初の排出メダルを保持する保持部 102 が、第 1 位置と第 2 位置との間に位置した状態で、ホッパーディスク 101 の回転が停止することとなる。

【0303】

また、図 18 に示すように、メイン制御基板 50 は、ホッパーモータ 36 の駆動信号をオフからオンにすると、その後、サブ制御基板 80 に対し、払出し開始コマンドを送信する。この払出し開始コマンドは、メイン制御基板 50 が払出し処理を開始したことを示すコマンドである。

一方、サブ制御基板 80 は、払出し開始コマンドを受信すると、払出し音の出力に関する処理を開始する。その後、スピーカ 22 からの払出し音の出力が開始される。

【0304】

また、図 18 に示すように、メイン制御基板 50 は、ホッパーモータ 36 の駆動信号をオンからオフにすると、その後、サブ制御基板 80 に対し、払出し終了コマンドを送信する。この払出し終了コマンドは、メイン制御基板 50 が払出し処理を終了したことを示すコマンドである。

一方、サブ制御基板 80 は、払出し終了コマンドを受信すると、払出し音の出力に関する処理を終了する。これにより、スピーカ 22 からの払出し音の出力が終了する。

【0305】

ここで、「払出し音」とは、メダルの払出しに合わせてサブ制御基板 80 側から出力する音を意味するものである。払出し音として、たとえば、「プルルル」というような音をスピーカ 22 から出力することができる。

また、「払出し音の出力に関する処理」とは、出力する音を選択する処理、選択した音を出力するチャンネルを選択する処理、及び選択した音をスピーカ 22 から出力する処理等の一連の処理を意味するものである。この一連の処理が実行されることにより、スピーカ 22 から実際に払出し音が出力される。

【0306】

そして、メイン制御基板 50 は、ホッパーモータ 36 の駆動信号をオンにすると、サブ制御基板 80 に払出し開始コマンドを送信し、サブ制御基板 80 は、払出し開始コマンドを

10

20

30

40

50

受信すると、払出し音の出力に関する処理を開始することにより、最初の排出メダルが排出部 103 から排出されるまでに、スピーカ 22 からの払出し音の出力が開始されるようにすることができる。

【0307】

また、メイン制御基板 50 は、ホッパーモータ 36 の駆動信号をオフにすると、サブ制御基板 80 に払出し終了コマンドを送信し、サブ制御基板 80 は、払出し終了コマンドを受信すると、払出し音の出力に関する処理を終了することにより、排出部 103 からのメダルの排出が停止すると、スピーカ 22 からの払出し音の出力が終了するようにすることができる。

これにより、メダルの払出しと払出し音とが同調しているという印象を遊技者に与えることができる。

10

【0308】

図 19 は、メイン制御基板 50 の動作と、ホッパーモータ 36 の駆動状態と、払出しセンサ 37a 及び 37b の検知状態と、排出部 103 からのメダルの排出タイミングとの関係を示す図である。

払出しのある役が入賞すると、メイン制御基板 50 は、RWM 53 の所定の記憶領域に払出し枚数データをセットし、ホッパーモータ 36 の駆動信号をオンにする。

たとえば、10 枚役が入賞し、10 枚のメダルを払い出すときは、RWM 53 の所定の記憶領域に払出し枚数データとして「10」をセットする。

すなわち、「N」枚 ($N \geq 1$) のメダルを払い出すときは、RWM 53 の所定の記憶領域に払出し枚数データとして「N」をセットする。

20

【0309】

また、ホッパーモータ 36 の駆動信号がオンになると、ホッパーモータ 36 は、「停止」した状態から「始動」（駆動を開始）し、「加速」を経て、「定速」に至る。

なお、一の払出し処理の終了時には、次の払出し処理における最初の排出メダルを保持する保持部 102 が、第 1 位置と第 2 位置との間で停止するようにしているが、次の払出し処理の開始時には、最初の排出メダルを保持する保持部 102 が第 1 位置に到達するまでには、ホッパーモータ 36 が「定速」に至るようにしている。

すなわち、最初の排出メダルを保持する保持部 102 が第 1 位置に到達するまでに、ホッパーモータ 36 が「定速」に至るように、最初の排出メダルを保持する保持部 102 の停止位置を設定している。

30

【0310】

そして、ホッパーモータ 36 が「停止」から「加速」を経て「定速」に至った後に、最初の排出メダルを保持する保持部 102 が第 1 位置に到達するようにすることにより、最初の排出メダルが排出部 103 から確実に排出されるようにしている。

さらにまた、図 19 中の (a) のタイミングでは、払出しセンサ 37a 及び 37b は、いずれもオフである。

なお、図 19 中の (a) のタイミングは、第 1 実施形態 (C) における図 7 中の (a) の状態に相当する。

【0311】

40

また、第 6 実施形態では、払出しセンサ 37a は、第 1 実施形態 (C) とは異なり、ローアクティブに設定されている。すなわち、払出しセンサ 37a は、可動片 39a を検知している状態がオフとなり、可動片 39a を検知していない状態がオンとなるように設定されている。

一方、払出しセンサ 37b については、第 1 実施形態 (C) と同様に、ハイアクティブに設定されている。すなわち、払出しセンサ 37b は、可動片 39a を検知していない状態がオフとなり、可動片 39a を検知している状態がオンとなるように設定されている。

このため、第 6 実施形態では、図 19 中の (a) のタイミングでは、払出しセンサ 37a 及び 37b は、いずれもオフとなる。

なお、第 6 実施形態では、払出しセンサ 37a は、ローアクティブに、払出しセンサ 37

50

bは、ハイアクティブに、それぞれ設定されているため、第1実施形態(C)における図8とは、払出しセンサ37a信号の波形がオンオフ逆になる。

【0312】

また、図19中の(b)のタイミングでは、メダルが可動軸38bを押すことにより可動軸38bが移動し、払出しセンサ37aはオンの状態、かつ、払出しセンサ37bはオフの状態となる。

なお、図19中の(b)の状態は、第1実施形態(C)における図7中の(b)の状態に相当する。

さらにまた、図19中の(c)のタイミングでは、固定軸38aと可動軸38bとの間がメダルの直径より広くなり、払出しセンサ37aはオンの状態、かつ、払出しセンサ37bもオンの状態となる。このとき、固定軸38aと可動軸38bとの間(排出部103)からメダルが排出される。

なお、図19中の(c)の状態は、第1実施形態(C)における図7中の(c)の状態に相当する。

【0313】

さらに、図19中の(d)のタイミングでは、可動軸38bがばね39bに付勢されて元の位置に戻る途中にあり、払出しセンサ37aはオンの状態、かつ、払出しセンサ37bはオフの状態となる。

なお、図19中の(d)の状態は、第1実施形態(C)における図7中の(d)の状態に相当する。

また、図19中の(e)のタイミングでは、可動軸38bがばね39bに付勢されて元の位置に戻り、払出しセンサ37a及び37bは、いずれもオフの状態となる。このとき、メイン制御基板50は、1枚のメダルが排出されたと判断し、払出し枚数データを更新する。

なお、図19中の(e)の状態は、第1実施形態(C)における図7中の(a)の状態に相当する。

【0314】

「N」枚のメダルを払い出すときは、「N」枚目のメダルが排出されたと判断するまで、図19中の(a)～(e)を繰り返す。

そして、「N」枚目のメダルが排出されたと判断すると、メイン制御基板50は、ホッパーモータ36の駆動信号をオフにする。

また、ホッパーモータ36の駆動信号がオフになると、ホッパーモータ36は、「減速」を経て、「停止」に至る。

これにより、「N」枚のメダルの払出し処理が終了する。

【0315】

図20は、第6実施形態における払出し処理の流れを示すフローチャートである。

メイン制御基板50による払出し処理では、まず、ステップS101において、払出し数データをセットする。この処理は、メイン制御基板50のRWM53の所定の記憶領域に、払出し数データを記憶する処理である。たとえば、「N」枚($N \geq 1$)のメダルを払い出すときは、払出し数データとして「N」を記憶する。そして、次のステップS102に進む。

【0316】

ステップS102では、メイン制御基板50は、ホッパーモータ36の駆動信号をオンにする。ホッパーモータ36の駆動信号がオンになると、ホッパーモータ36が始動する。そして、次のステップS103に進む。

ステップS103では、メイン制御基板50は、払出しセンサ37aがオンか否かを判断する。上述したように、第6実施形態では、払出しセンサ37aは、ローアクティブに設定されており、可動片39aを検知していない状態(可動軸38bがメダルに押されて移動した状態)がオンとなるように設定されている。

【0317】

ステップS103で「Yes」となると、次のステップS104に進み、メイン制御基板50は、払出しセンサ37bがオフか否かを判断する。ここで、ステップS104で「Yes」のときは、次のステップS105に進む。これに対し、ステップS104で「No」のときは、エラーとなる。

ここで、払出しセンサ37aがオフからオンになったときに、払出しセンサ37bが既にオンであると、ステップS104で「No」となる。この場合、排出部103にメダルが詰まっていること（メダル詰まりエラー）が考えられる。また、メダル詰まりエラーとなると、詰まっているメダルを取り除き（エラー要因を除去し）、リセットスイッチを操作するまで、エラーが継続する。そして、詰まっているメダルを取り除き、リセットスイッチを操作すると、エラーが解除される。

【0318】

なお、図20のフローチャートでは示していないが、ステップS103で「No」が所定時間継続（「No」のまま所定時間を経過）すると、エラーとなる。この場合、ホッパー35内のメダルが空になっていること（ホッパーエンプティエラー）が考えられる。また、ホッパーエンプティエラーとなると、ホッパー35内にメダルを補充し（エラー要因を除去し）、リセットスイッチを操作するまで、エラーが継続する。そして、ホッパー35内にメダルを補充し、リセットスイッチを操作すると、エラーが解除される。

ステップS105では、メイン制御基板50は、再び、払出しセンサ37aがオンか否かを判断する。ここで、ステップS105で「Yes」のときは、次のステップS106に進む。これに対し、ステップS105で「No」のときは、ステップS104で「No」のときと同様に、エラーとなる。

【0319】

ステップS106では、メイン制御基板50は、払出しセンサ37bがオンか否かを判断する。そして、ステップS106で「Yes」となると、次のステップS107に進み、メイン制御基板50は、再び、払出しセンサ37aがオンか否かを判断する。ここで、ステップS107で「Yes」のときは、次のステップS108に進む。これに対し、ステップS107で「No」のときは、ステップS104又はS105で「No」のときと同様に、エラーとなる。

【0320】

ステップS108に進むと、メイン制御基板50は、今度は、払出しセンサ37bがオフか否かを判断する。そして、ステップS108で「Yes」となると、次のステップS109に進み、メイン制御基板50は、払出しセンサ37aがオフか否かを判断する。また、ステップS109で「Yes」となると、ステップS110に進み、メイン制御基板50は、払出しセンサ37bがオフか否かを判断する。

ステップS110で「Yes」のときは、次のステップS111に進む。これに対し、ステップS110で「No」のときは、ステップS104、S105又はS107で「No」のときと同様に、エラーとなる。

【0321】

ステップS111では、メイン制御基板50は、払出し枚数データを更新する。この処理は、RWM53の所定の記憶領域に記憶されている払出し枚数データから「1」を減算し、減算後のデータを新たな払出し枚数データとして記憶する処理である。

次のステップS112では、メイン制御基板50は、払出し枚数データが「0」か否かを判断する。ここで、ステップS112で「Yes」のときは、次のステップS113に進み、メイン制御基板50は、ホッパーモータ36の駆動信号をオフにする。ホッパーモータ36の駆動信号がオフになると、ホッパーモータ36が停止する。そして、本フローチャートによる払出し処理を終了する。これに対し、ステップS112で「No」のときは、ステップS103に戻る。これにより、次のメダルが払い出されることとなる。そして、ステップS112からS103に戻る処理が、払出し枚数データが「0」になるまで繰り返される。

【0322】

10

20

30

40

50

ここで、排出部 103 から排出されたメダルは、通常は、メダルシュートと称する通路を通して、メダル受け皿に案内される。

しかし、稀に、排出部 103 から排出されたメダルが、メダルシュートの内壁に当たって跳ね返り、排出部 103 に戻ってきてしまうことがある。このとき、跳ね返ったメダルが、次に排出部 103 から排出されようとしているメダルに当たり、この排出されようとしているメダルを押し戻してしまうことがある。

【0323】

そこで、第 6 実施形態では、図 20 の払出し処理のフローチャートにおけるステップ S103～S110 のように、払出しセンサ 37a 及び 37b のオン／オフを、「払出しセンサ 37a」→「払出しセンサ 37b」の順に繰り返し判断する。

これにより、排出部 103 から排出されようとしているメダルが押し戻されてしまうようなエラーを検知可能としている。

【0324】

たとえば、一のメダルが排出されようとしており、このメダルが可動軸 38b を押すことにより可動軸 38b が移動し、払出しセンサ 37a はオンの状態、かつ、払出しセンサ 37b はオフの状態となったとする（図 19 中の（b）のタイミング）。このとき、このメダルの前に払い出されたメダルが跳ね返ってきてこのメダルに当たり、このメダルが押し戻されて、払出しセンサ 37a がオフになったとする。この場合、図 20 のステップ S105 で「No」となり、エラーとなる。

また、たとえば、図 19 中の（c）のタイミングでメダルが押し戻されて、払出しセンサ 37a がオフになったとする。この場合、図 20 のステップ S107 で「No」となり、エラーとなる。

【0325】

<第 6 実施形態の変形例>

以上、本発明の第 6 実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（1）第 6 実施形態では、ホッパーディスク 101 に 8 個の保持部 102 を設けたが、保持部は 8 個に限らず、たとえば、5 個や 6 個や 10 個等、ホッパーディスク 101 の大きさに応じて適宜設定することができる。

（2）第 6 実施形態では、ホッパーディスク 101 を円盤状に形成したが、これに限らず、たとえば、ホッパーディスク 101 をスプロケット状に形成してもよい。すなわち、保持部 102 は、メダルを保持可能であれば、円孔状に限らない。

【0326】

（3）第 6 実施形態では、メダルの払出し処理時におけるホッパーディスク 101 の回転方向は時計回りとしたが、これに限らず、たとえば、ホッパーディスク 101 が反時計回りに回転して、保持部 102 に保持されているメダルが排出部 103 から順次排出されるようにしてもよい。

（4）第 6 実施形態では、ホッパーモータ 36 として DC モータ（直流モータ）を用いたが、これに限らず、たとえば、ホッパーモータ 36 としてステッピングモータを用いてもよい。

【0327】

（5）第 6 実施形態における払出し処理の流れは、図 20 のフローチャートに示す流れに限らず、たとえば、図 21 のフローチャートに示す流れとしてもよい。このような払出し処理の流れにしても、メダルの排出を検知できる。ただし、このような払出し処理の流れでは、メダルシュートの内壁で跳ね返ったメダルによって、次に排出されようとしているメダルが押し戻されるようなエラーを検知することはできない。

なお、図 20 と図 21 とで、同一の内容の処理については、同一のステップ番号を付している。

（6）第 1～第 6 実施形態、及び第 1～第 6 実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

10

20

30

40

50

【0328】

<第7実施形態>

キャビネット13の内部に取り付けられたメイン制御基板50と、フロントドア12の裏面に取り付けられたサブ制御基板80との配置に関するものである。

図22は、フロントドア12を閉じた状態におけるスロットマシン10の側断面図であり、メイン制御基板50とサブ制御基板80との位置関係を説明するための図である。

【0329】

スロットマシン10の筐体は、前面側が開口する箱形のキャビネット13と、キャビネット13の開口を開閉可能に取り付けられているフロントドア12とを備えている。

また、キャビネット13は、底板13a、背板13b、右側板、左側板、及び天板等を組み立てることにより、前面側が開口する箱形に構成されている。

さらにまた、キャビネット13の内部下方（底板13aの上）には、メダル払出し装置15が配置されている。このメダル払出し装置15は、メダルを払い出すためのものであり、メダルを貯留するホッパー35と、ホッパー35の底部に設けられているホッパーディスク101と、ホッパーディスク101を回転させるホッパーモータ36とを備えている。

【0330】

さらに、キャビネット13の内部における、メダル払出し装置15より上方には、背板13b、右側板、及び左側板に支持された板状のリールベース110が設けられ、このリールベース110の上に、図柄表示装置14が配置されている。

また、図柄表示装置14は、四角枠形のリールフレーム14aを備え、このリールフレーム14aの内側に、3個のリール31が並設されている。

【0331】

さらにまた、各リール31の回転中心部には、それぞれモータ32が連結され、各モータ32は、それぞれリールブラケットに固定され、各リールブラケットは、それぞれリールフレーム14aに支持されている。

さらに、リールフレーム14aの上には、透明なリール基板ケース121が配置され、このリール基板ケース121内に、リール制御基板120が収容されている。このリール制御基板120は、3個のモータ32の駆動を制御するものである。

【0332】

また、キャビネット13の内部における、図柄表示装置14より上方には、透明なメイン基板ケース56が配置されている。より具体的には、メイン基板ケース56は、キャビネット13の背板13bの前面側（筐体の内面側）における、図柄表示装置14より上方に相当する位置に固定されている。そして、メイン基板ケース56内に、メイン制御基板50が収容されている。

また、メイン制御基板50は、遊技の進行を制御するものであり、入力ポート51、出力ポート52、RWM53、ROM54、メインCPU55等を備えている。さらに、メイン制御基板50には、入力ポート51又は出力ポート52を介して、ベットスイッチ40、スタートスイッチ41、ストップスイッチ42、図柄表示装置14、メダル払出し装置15、リール制御基板120、サブ制御基板80等が電氣的に接続されている。

【0333】

また、フロントドア12は、キャビネット13の前面側の開口を覆うようにして、キャビネット13の開口を開閉可能に取り付けられている。より具体的には、フロントドア12の左側部は、ヒンジを介して、キャビネット13の左側板の前面側に取り付けられている。そして、このヒンジを中心としてフロントドア12が回転することにより、キャビネット13の前面側の開口が開閉可能となるように構成されている。

【0334】

また、フロントドア12の中央部には、透明な表示窓が設けられている。この表示窓は、図柄表示装置14の前方に相当する位置に配置されている。そして、遊技者は、表示窓を通して、図柄表示装置14の各リール31に付された3個の図柄をそれぞれ視認することができる。

10

20

30

40

50

また、フロントドア１２の前面側（遊技者側）であって、表示窓の下方には、ベットスイッチ４０、スタートスイッチ４１、ストップスイッチ４２、精算スイッチ４３、メダル投入口４７等が配置されている。

【０３３５】

さらにまた、フロントドア１２の前面側（遊技者側）の下部には、メダル払出し装置１５から払い出されたメダルが通る開口であるメダル払出し口と、メダル払出し口から払い出されたメダルを受けるメダル受け皿とが配置されている。

さらに、フロントドア１２の前面側（遊技者側）の上部には、演出ランプ２１、スピーカ２２、画像表示装置２３等が配置されている。

【０３３６】

また、フロントドア１２の裏面の上部には、透明なサブ基板ケース８７が配置されている。より具体的には、サブ基板ケース８７は、フロントドア１２の裏面側（筐体の内面側）であって、図柄表示装置１４より上方、かつ画像表示装置２３の裏側に相当する位置に固定されている。そして、サブ基板ケース８７内に、サブ制御基板８０が収容されている。また、サブ制御基板８０は、演出を制御するものであり、入力ポート８１、出力ポート８２、ＲＷＭ８３、ＲＯＭ８４、サブＣＰＵ８５、電解コンデンサ８６等を備えている。また、サブ制御基板８０には、入力ポート８１又は出力ポート８２を介して、演出ランプ２１、スピーカ２２、画像表示装置２３、メイン制御基板５０等が電氣的に接続されている。そして、サブ制御基板８０は、メイン制御基板５０から受信した制御コマンドに基づいて、どのようなタイミングで、どのような演出を出力するかを決定し、その決定に従い、演出ランプ２１、スピーカ２２、画像表示装置２３の出力を制御する。

【０３３７】

上述したように、キャビネット１３の内部における、図柄表示装置１４より上方には、メイン基板ケース５６が配置され、このメイン基板ケース５６内に、メイン制御基板５０が収容されている。

また、フロントドア１２の裏面における、図柄表示装置１４より上方には、サブ基板ケース８７が配置され、このサブ基板ケース８７内に、サブ制御基板８０が収容されている。そして、図２２に示すように、フロントドア１２を閉じた状態では、メイン制御基板５０とサブ制御基板８０とは対向するように配置されている。

また、フロントドア１２を閉じた状態における、メイン制御基板５０とサブ制御基板８０との距離は、リール制御基板１２０の奥行き方向の幅より広く設定されている。

【０３３８】

ここで、サブ制御基板８０上には、蓄電用の電解コンデンサ８６が配置されている。また、電解コンデンサ８６内には、電解液が充填されている。そして、このサブ制御基板８０上の電解コンデンサ８６が不具合により破裂すると、充填されている電解液が飛散するおそれがある。このとき、メイン制御基板５０上のメインＣＰＵ５５と対向する位置に、サブ制御基板８０上の電解コンデンサ８６が配置されていると、この電解コンデンサ８６が不具合により破裂したときに、飛散した電解液がメインＣＰＵ５５に付着して、メインＣＰＵ５５が誤作動を起こす可能性を有する。また、電解コンデンサ８６が破裂したときの衝撃により、メインＣＰＵ５５が破損してしまう可能性も有する。

【０３３９】

そこで、第７実施形態では、サブ制御基板８０における、メインＣＰＵ５５と対向する位置以外の位置に、電解コンデンサ８６を配置している。

これにより、不具合により電解コンデンサ８６が破裂して、電解液が飛散しても、飛散した電解液がメインＣＰＵ５５に付着しないようにすることができ、ひいてはメインＣＰＵ５５が誤作動を起こさないようにすることができる。また、電解コンデンサ８６が破裂したときの衝撃により、メインＣＰＵ５５が破損しないようにすることができる。

また、サブ制御基板８０上の電解コンデンサ８６を、メイン制御基板５０上のメインＣＰＵ５５と対向する位置に配置すると、電解コンデンサ８６からのノイズによりメインＣＰＵ５５が誤作動を起こす可能性を有するが、サブ制御基板８０上の電解コンデンサ８６を

10

20

30

40

50

、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置に配置することにより、電解コンデンサ 86 からのノイズによってメイン CPU 55 が誤作動を起こすのを防止することができる。

【0340】

図 23 (a) は、フロントドア 12 を閉じた状態で、スロットマシン 10 を正面視したときにおける、メイン制御基板 50 上のメイン CPU 55 と、サブ制御基板 80 上の電解コンデンサ 86 との位置関係の例 1 を示す図である。

図 23 (a) 中、破線で示す円は、サブ制御基板 80 上の電解コンデンサ 86 を、メイン制御基板 50 上に投影したものである。

【0341】

図 23 (a) に示す例 1 では、サブ制御基板 80 上の電解コンデンサ 86 は、1 個であり、垂直方向では、メイン制御基板 50 上のメイン CPU 55 より上方に配置され、水平方向では、メイン制御基板 50 上のメイン CPU 55 より左側に配置されている。

このように、メイン制御基板 50 上のメイン CPU 55 に対して、垂直方向及び水平方向のいずれにおいても異なる位置に、サブ制御基板 80 上の電解コンデンサ 86 を配置することにより、サブ制御基板 80 上の電解コンデンサ 86 の位置を、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置とすることができる。

【0342】

<第 7 実施形態の変形例>

以上、本発明の第 7 実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

(1) サブ制御基板 80 上の電解コンデンサ 86 の個数は、1 個に限られるものではなく、たとえば、図 23 (b) に示すように、2 個としてもよい。

図 23 (b) は、フロントドア 12 を閉じた状態で、スロットマシン 10 を正面視したときにおける、メイン制御基板 50 上のメイン CPU 55 と、サブ制御基板 80 上の電解コンデンサ 86 との位置関係の例 2 を示す図である。

【0343】

図 23 (b) においても、図 23 (a) と同様に、サブ制御基板 80 上の電解コンデンサ 86 をメイン制御基板 50 上に投影したものを、破線で示している。

図 23 (b) 中、左上の電解コンデンサ 86 及び右下の電解コンデンサ 86 は、いずれも、メイン制御基板 50 上のメイン CPU 55 に対して、垂直方向及び水平方向ともに異なる位置に配置されている。

これにより、図 23 (b) の例 2 においても、サブ制御基板 80 上の 2 個の各電解コンデンサ 86 は、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置に配置されている。

【0344】

(2) サブ制御基板 80 上の電解コンデンサ 86 の個数は、たとえば、図 24 (c) に示すように、4 個としてもよい。

図 24 (c) は、フロントドア 12 を閉じた状態で、スロットマシン 10 を正面視したときにおける、メイン制御基板 50 上のメイン CPU 55 と、サブ制御基板 80 上の電解コンデンサ 86 との位置関係の例 3 を示す図である。

サブ制御基板 80 上の電解コンデンサ 86 をメイン制御基板 50 上に投影して破線の円で示していることは、図 23 (a) 及び (b) と同様である。

【0345】

図 24 (c) では、サブ制御基板 80 は、4 個の電解コンデンサ 86 を備えており、そのうち 3 個は、メイン制御基板 50 上のメイン CPU 55 に対して、垂直方向及び水平方向ともに異なる位置に配置されている。また、残りの 1 個の電解コンデンサ 86 は、メイン制御基板 50 上のメイン CPU 55 に対して、水平方向は異なるが、垂直方向は同一の位置に配置されている。

このような配置であっても、サブ制御基板 80 上の 4 個の電解コンデンサ 86 は、メイン

10

20

30

40

50

制御基板 50 上のメイン CPU 55 と対向する位置以外の位置となっている。

【0346】

(3) サブ制御基板 80 上の電解コンデンサ 86 は、たとえば、メイン制御基板 50 から外れた位置に配置してもよい。

図 24 (d) は、フロントドア 12 を閉じた状態で、スロットマシン 10 を正面視したときにおける、メイン制御基板 50 上のメイン CPU 55 と、サブ制御基板 80 上の電解コンデンサ 86 との位置関係の例 4 を示す図である。

サブ制御基板 80 上の電解コンデンサ 86 を投影して破線の円で示していることは、図 23 (a)、(b) 及び図 24 (c) と同様である。

【0347】

図 24 (d) では、図 23 (a) と同様に、サブ制御基板 80 上の電解コンデンサ 86 の個数は 1 個であるが、図 23 (a) と異なり、サブ制御基板 80 上の電解コンデンサ 86 が、メイン制御基板 50 から外れた位置に配置されている。

このように、サブ制御基板 80 上の電解コンデンサ 86 が、メイン制御基板 50 から外れた位置に配置されているときも、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置に配置されていることとなる。

【0348】

そして、図 23 (a)、(b)、図 24 (c) 及び (d) に示すように、サブ制御基板 80 上の電解コンデンサ 86 を、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置に配置することにより、不具合により電解コンデンサ 86 が破裂して、電解液が飛散しても、飛散した電解液がメイン CPU 55 に付着しないようにすることができ、ひいてはメイン CPU 55 が誤作動を起こさないようにすることができる。

【0349】

(4) 第 2 実施形態の図 9 及び図 10 に示すように、メイン制御基板 50 上には、管理情報表示 LED 74 (「役比モニタ」とも称される。) が配置されている。この管理情報表示 LED 74 は、有利区間比率、連続役物比率、役物比率等の管理情報を表示するものである。

また、「有利区間比率」とは、全遊技区間 (通常区間 + 待機区間 + 有利区間) に対する有利区間の占める割合を意味し、「連続役物比率」とは、全メダル獲得数に対する、第一種特別役物 (RB) の作動時におけるメダル獲得数の比率を意味し、「役物比率」とは、全メダル獲得数に対する、役物作動時におけるメダル獲得数の比率を意味する。

【0350】

そして、サブ制御基板 80 上の電解コンデンサ 86 を、メイン制御基板 50 上のメイン CPU 55 と対向する位置以外の位置であり、かつ管理情報表示 LED 74 と対向する位置以外の位置に配置するようにしてもよい。

これにより、不具合により電解コンデンサ 86 が破裂して、電解液が飛散しても、飛散した電解液が管理情報表示 LED 74 に付着しないようにすることができ、ひいては管理情報表示 LED 74 に表示される管理情報が確認不能にならないようにすることができる。また、電解コンデンサ 86 が破裂したときの衝撃により、管理情報表示 LED 74 が破損しないようにすることができる。

(5) 第 1 ~ 第 7 実施形態、及び第 1 ~ 第 7 実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【0351】

<第 8 実施形態>

第 8 実施形態は、スロットマシン 10 の筐体下部におけるキャビネット 13 とフロントドア 12 との間の間隙に関するものである。

図 25 は、フロントドア 12 を閉じた状態におけるスロットマシン 10 の筐体下前部 (図 22 の A 部) の側断面拡大図であり、キャビネット 13 とフロントドア 12 との間の間隙について説明する図である。

【0352】

図 25 に示すように、キャビネット 13 の下部には、フロントドア 12 を閉じた状態ではフロントドア 12 方向へ向けて突出している第 1 閉塞部 13 c が設けられている。

すなわち、第 1 閉塞部 13 c は、キャビネット 13 の底板 13 a の前端部から前方へ向けて突出している板状の突出部であり、フロントドア 12 を閉じた状態では、第 1 閉塞部 13 c の突出方向が、フロントドア 12 方向となるものである。

また、第 1 閉塞部 13 c は、キャビネット 13 の底板 13 a 前端部の右端から左端まで至る横長に形成されている。

さらにまた、第 1 閉塞部 13 c は、板金によって形成されており、ビスによってキャビネット 13 の底板 13 a の前端部に固定されている。

【0353】

また、図 25 に示すように、フロントドア 12 の下部における、第 1 閉塞部 13 c より下方の位置には、フロントドア 12 を閉じた状態ではキャビネット 13 方向へ向けて突出している第 2 閉塞部 12 a が設けられている。

すなわち、第 2 閉塞部 12 a は、フロントドア 12 の裏面下部から後方へ向けて突出している板状の突出部であり、フロントドア 12 を閉じた状態では、第 2 閉塞部 12 a の突出方向が、キャビネット 13 方向となるものである。

【0354】

また、第 2 閉塞部 12 a は、第 1 閉塞部 13 c より下方の位置に配置されている。

さらにまた、第 2 閉塞部 12 a は、フロントドア 12 の裏面下部の右端から左端まで至る横長に形成されている。

さらに、第 2 閉塞部 12 a も、第 1 閉塞部 13 c と同様に、板金によって形成されており、ビスによってフロントドア 12 の裏面下部に固定されている。

【0355】

また、図 25 に示すように、フロントドア 12 の下部における、第 1 閉塞部 13 c より上方の位置には、フロントドア 12 を閉じた状態ではキャビネット 13 方向へ向けて突出している第 3 閉塞部 12 b が設けられている。

すなわち、第 3 閉塞部 12 b は、第 2 閉塞部 12 a と同様に、フロントドア 12 の裏面下部から後方へ向けて突出している板状の突出部であり、フロントドア 12 を閉じた状態では、第 3 閉塞部 12 b の突出方向が、キャビネット 13 方向となるものである。

【0356】

また、第 3 閉塞部 12 b は、第 2 閉塞部 12 a と同様に、フロントドア 12 の裏面下部の右端から左端まで至る横長に形成されている。

さらにまた、第 3 閉塞部 12 b は、第 2 閉塞部 12 a とは異なり、第 1 閉塞部 13 c より上方の位置に配置されている。

さらに、第 3 閉塞部 12 b も、第 1 閉塞部 13 c 及び第 2 閉塞部 12 a と同様に、板金によって形成されており、ビスによってフロントドア 12 の裏面下部に固定されている。

【0357】

そして、フロントドア 12 を閉じた状態では、第 2 閉塞部 12 a と第 3 閉塞部 12 b との間に第 1 閉塞部 13 c が配置されるように形成されている。

このため、フロントドア 12 を閉じた状態では、筐体下部におけるキャビネット 13 とフロントドア 12 との間の間隙は、図 25 に示すように、「コ」の字の左右を反転させたように屈曲した形状となる。これにより、キャビネット 13 とフロントドア 12 との間の間隙から筐体内部に針金を通す等してメダル払出し装置 15 等にアクセスする不正行為（ゴト行為）を防止することができる。

【0358】

また、キャビネット 13 の左側板の前面側には、フロントドア 12 の開放を検知するドアセンサが設けられている。このドアセンサは、受発光部を有する光学センサを用いて構成されており、メイン制御基板 50 と電氣的に接続されている。

さらにまた、キャビネット 13 の左側板の前面側には、フロントドア 12 の開閉によって前後方向に移動可能とされている検知片が設けられている。この検知片は、フロントドア

10

20

30

40

50

12を閉じた状態では、フロントドア12によって後方に押し込まれ、フロントドア12を開けた状態では、ばねに付勢されることによって前方に飛び出す。

【0359】

さらに、フロントドア12を閉じた状態では、検知片は、フロントドア12によって後方に押し込まれて、ドアセンサ内に入り込む。このとき、ドアセンサは、検知片を検知している状態となり、オフ状態となる。すなわち、ドアセンサは、ローアクティブに設定されている。

これに対し、フロントドア12を開けた状態では、検知片は、ばねに付勢されることによって前方に飛び出して、ドアセンサ内から外に出る。このとき、ドアセンサは、検知片を検知していない状態となり、オン状態となる。

10

【0360】

そして、メイン制御基板50は、ドアセンサがオフ状態のときは、フロントドア12が閉じた状態であると判断し、ドアセンサがオン状態のときは、フロントドア12が開いた状態であると判断する。

このように、フロントドア12の開閉によって検知片が前後方向に移動し、ドアセンサがオン／オフされることにより、フロントドア12の開閉を検知する。

【0361】

また、フロントドア12を閉じた状態から開けると、検知片が押し込まれた状態から前方に移動し、ドアセンサ内に入り込んだ状態から外に出て、ドアセンサがオフ状態からオン状態になる。

20

そして、ドアセンサがフロントドア12の開放を最初に検知するときのフロントドア12の位置を「検知開始位置」と称する。

また、ドアセンサがフロントドア12の開放を最初に検知するときとは、ドアセンサがオフ状態からオン状態になる瞬間を意味する。

【0362】

そして、第8実施形態では、フロントドア12を閉じた状態のみならず、フロントドア12が検知開始位置にある状態でも、第2閉塞部12aと第3閉塞部12bとの間に第1閉塞部13cが配置されているように形成されている。

すなわち、フロントドア12を閉じた状態から開け、ドアセンサがオフ状態からオン状態になる瞬間においても、第2閉塞部12aと第3閉塞部12bとの間に第1閉塞部13cが配置されているように形成されている。

30

【0363】

このため、フロントドア12を閉じた状態から開けると、まず、ドアセンサがオフ状態からオン状態になり、その後、第2閉塞部12aと第3閉塞部12bとの間から第1閉塞部13cが抜けることになる。

そして、ドアセンサがオン状態になると、メイン制御基板50は、フロントドア12が開いた状態であると判断して、ドア開放コマンドをサブ制御基板80に送信し、サブ制御基板80は、ドア開放コマンドを受信すると、スピーカ22及び画像表示装置23等により、フロントドア12が開いている旨を報知する。これにより、フロントドア12が開いている旨をホールの店員に知らせることができる。

40

【0364】

したがって、フロントドア12が開いている旨の報知が開始される前に、第2閉塞部12aと第3閉塞部12bとの間から第1閉塞部13cが抜けることはなく、フロントドア12が開いている旨の報知が開始される位置においても、キャビネット13とフロントドア12との間の間隙は屈曲した形状であるので、キャビネット13とフロントドア12との間の間隙から筐体内部に針金を通す等してメダル払出し装置15等にアクセスする不正行為（ゴト行為）を防止することができる。

【0365】

なお、第6実施形態において、最初の排出メダルを保持する保持部102を、第1位置と第2位置との間で停止させることにより、ホッパーディスク101における隣り合う2つ

50

の保持部102の間に相当する部分を、排出部103の正面に位置させることができ、これにより、メダル払出し口から針金等を挿入してホッパーディスク101の保持部102にアクセスする不正行為を防止することができる旨を説明したが、第6及び第8実施形態の双方の構成を備えることにより、針金等を挿入してメダル払出し装置15にアクセスする不正行為をより強固に防止することができる。

【0366】

ここで、第1閉塞部13cと第2閉塞部12aとの距離を「 h_1 」とし、第1閉塞部13cと第3閉塞部12bとの距離を「 h_2 」とし、第2閉塞部12aと第3閉塞部12bとの距離を「 h_3 」とし、第2閉塞部12aの突出幅（奥行き）を「 w 」とする。

また、メダルの直径を「 d 」とし、メダルの厚さを「 t 」とする。

なお、一般的なメダルのサイズは、直径が24.5～25.5mmであり、厚さが1.5～2.0mmである。

そして、第8実施形態では、第1閉塞部13cと第3閉塞部12bとの距離「 h_2 」とメダルの厚さ「 t 」との関係については、「 $h_2 > t$ 」を満たすように設定されている。

【0367】

ここで、ホールの店員がフロントドア12を開けてホッパー35にメダルを補充するときに、キャビネット13の底板13a上にメダルを落としてしまう場合を有する。

特に、キャビネット13の前面側の開口からホッパー35にメダルを補充するため、キャビネット13の底板13aの前端付近、すなわち、第1閉塞部13c付近にメダルを落としてしまう場合を有する。

【0368】

このとき、「 $h_2 > t$ 」を満たすように設定していると、第1閉塞部13c付近にメダルが落ちたまま、フロントドア12を閉じて、第1閉塞部13c付近に落ちたメダルは、第1閉塞部13cと第3閉塞部12bとの間に入り込む。これにより、フロントドア12やキャビネット13が破損することなく、フロントドア12が閉じるようにすることができる。また、第1閉塞部13cと第3閉塞部12bとの間にメダルが挟まって、フロントドア12が閉じなくなってしまうようなこともない。

【0369】

また、第8実施形態では、第2閉塞部12aの突出幅（奥行き）「 w 」とメダルの直径を「 d 」との関係については、「 $w < (d/2)$ 」を満たすように設定されている。

「 $w < (d/2)$ 」を満たすように設定することにより、第2閉塞部12a上にメダルを載置することができないようにすることができる。

これにより、第2閉塞部12a上にメダルを載置した状態でフロントドア12を閉じるということが起きないようにすることができ、ひいては第2閉塞部12a上に載置されたメダルによってフロントドア12やキャビネット13が破損するということがないようにすることができる。

【0370】

<第8実施形態の変形例>

以上、本発明の第8実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

(1) 第8実施形態では、ドアセンサは、受発光部を有する光学センサを用いて構成したが、これに限らず、たとえば、近接センサを用いて構成してもよい。

そして、近接センサを用いてドアセンサを構成した場合にも、フロントドア12を閉じた状態のみならず、フロントドア12が検知開始位置にある状態でも、第2閉塞部12aと第3閉塞部12bとの間に第1閉塞部13cが配置されているように構成する。

【0371】

(2) 第8実施形態では、キャビネット13の左側板の前面側に、フロントドア12の開閉によって前後方向に移動可能な検知片を設けた。そして、検知片は、フロントドア12を閉じた状態では、フロントドア12によって後方に押し込まれて、ドアセンサ内に入り込み、フロントドア12を開けた状態では、ばねに付勢されることによって前方に飛び出

10

20

30

40

50

して、ドアセンサ内から外に出るようにした。しかし、これに限らない。

たとえば、キャビネット13の左側板の前面側に、フロントドア12の開放を検知するドアセンサを設け、フロントドア12におけるドアセンサに対応する位置に、検知片を設けてもよい。そして、フロントドア12を閉じた状態では、フロントドア12に設けた検知片がドアセンサ内に入り込み、フロントドア12を開けた状態では、フロントドア12に設けた検知片がドアセンサ内から外に出るようにしてもよい。

【0372】

(3) 第8実施形態では、ドアセンサは、キャビネット13側に設けたが、これに限らず、たとえば、フロントドア12側に設けてもよい。

(4) 第8実施形態では、ドアセンサは、検知片を検知している状態では、オフ状態となり、検知片を検知していない状態では、オン状態となるようにした。すなわち、ドアセンサは、ローアクティブに設定した。しかし、これに限らない。

たとえば、第8実施形態とは逆に、ドアセンサは、検知片を検知している状態では、オン状態となり、検知片を検知していない状態では、オフ状態となるようにしてもよい。すなわち、ドアセンサは、ハイアクティブに設定してもよい。

この場合、メイン制御基板50は、ドアセンサがオン状態のときは、フロントドア12が閉じた状態であると判断し、ドアセンサがオフ状態のときは、フロントドア12が開いた状態であると判断するように構成する。

【0373】

(5) 第8実施形態では、第1閉塞部13cは、キャビネット13の底板13a前端部の右端から左端まで至る横長に形成した。また、第2閉塞部12a及び第3閉塞部12bは、フロントドア12の裏面下部の右端から左端まで至る横長に形成した。しかし、これに限らない。

たとえば、第1閉塞部13cは、底板13aの右端から中央まで至る第1の部材と、底板13aの中央から左端まで至る第2の部材との2つから構成してもよく、また、3分割した3つの部材から構成してもよい。

第2閉塞部12a及び第3閉塞部12bについても、第1閉塞部13cと同様に、2つの部材から構成してもよく、3つの部材から構成してもよい。

このように、第1閉塞部13c、第2閉塞部12a及び第3閉塞部12bは、1つの部材から構成される場合に限らず、複数の部材から構成してもよい。

【0374】

また、第1閉塞部13cがキャビネット13の底板13a前端部の右端から左端までは至らず、たとえば、キャビネット13の底板13a前端部の右端付近や左端付近等に第1閉塞部13cが設けられていない部分を一部有していてもよい。

同様に、フロントドア12の裏面下部において、第2閉塞部12a及び第3閉塞部12bが設けられていない部分を一部有していてもよい。

このように、第1閉塞部13c、第2閉塞部12a、第3閉塞部12bが設けられていない部分を一部有していても、キャビネット13とフロントドア12との間隙から筐体内部に針金を通す等してメダル払出し装置15等にアクセスする不正行為を防止することができる。

また、第1閉塞部13cは、キャビネット13の底板13aの一部としてもよく、キャビネット13の底板13aとは別部材としてもよい。

同様に、第2閉塞部12a及び第3閉塞部12bは、フロントドア12の一部としてもよく、フロントドア12とは別部材としてもよい。

【0375】

(6) 第8実施形態では、フロントドア12を閉じた状態では、第2閉塞部12aと第3閉塞部12bとの間に第1閉塞部13cが配置されるように形成されている。

このとき、第1閉塞部13cと第2閉塞部12aとの間に間隙ができるようにしてもよく、第1閉塞部13cと第2閉塞部12aとが接するようにしてもよい。

同様に、第1閉塞部13cと第3閉塞部12bとの間に間隙ができるようにしてもよく、

第1閉塞部13cと第3閉塞部12bとが接するようにしてもよい。

また、第2閉塞部12aと第3閉塞部12bとの間に、第1閉塞部13cの全部が配置されるようにしてもよく、第1閉塞部13cの一部が配置されるようにしてもよい。

【0376】

さらにまた、フロントドア12を閉じた状態で、第1閉塞部13cが、フロントドア12の裏面における第2閉塞部12aと第3閉塞部12bとの間に相当する位置に接するようにしてもよい。

さらに、第8実施形態とは逆に、フロントドア12側に第1閉塞部13cを設けるとともに、キャビネット13側に第2閉塞部12a及び第3閉塞部12bを設けてもよい。

すなわち、フロントドア12の裏面下部からキャビネット13方向へ向けて突出する第1閉塞部13cを設け、キャビネット13の底板13a前端部における第1閉塞部13cより下方の位置からフロントドア12方向へ向けて突出する第2閉塞部12aを設け、キャビネット13の底板13a前端部における第1閉塞部13cより上方の位置からフロントドア12方向へ向けて突出する第3閉塞部12bを設けてもよい。

【0377】

(7) 第8実施形態では、第1閉塞部13cと第3閉塞部12bとの距離「 h_2 」とメダルの厚さ「 t 」との関係について、「 $h_2 > t$ 」を満たすように設定した。

しかし、これに限らず、たとえば、「 $h_2 < t$ 」を満たすように設定してもよい。

「 $h_2 > t$ 」を満たすように設定すると、第1閉塞部13c付近にメダルが落ちた状態でフロントドア12を閉じたときに、第1閉塞部13c付近に落ちたメダルは、第3閉塞部12bの後端部に当たって、キャビネット13内に押し込まれる。これにより、フロントドア12やキャビネット13が破損することなく、フロントドア12が閉じるようにすることができる。また、第1閉塞部13cと第3閉塞部12bとの間にメダルが挟まって、フロントドア12が閉じなくなってしまうようなこともない。

【0378】

(8) 第8実施形態では、第2閉塞部12aの突出幅（奥行き）「 w 」とメダルの直径を「 d 」との関係について、「 $w < (d/2)$ 」を満たすように設定した。

しかし、これに限らず、たとえば、「 $(d/2) < w < d$ 」を満たすように設定してもよい。

「 $(d/2) < w$ 」を満たすことにより、第2閉塞部12a上にメダルを載置可能となる。また、「 $w < d$ 」を満たすことにより、第2閉塞部12a上にメダルを載置した状態でフロントドア12を閉じようとしても、フロントドア12が閉じる前に、第2閉塞部12a上に載置したメダルがキャビネット13の前端部に当たるため、フロントドア12が閉じない。

これにより、第2閉塞部12a上にメダルが載置されていることがホールの店員にわかるようにすることができ、ひいては第2閉塞部12a上に載置されているメダルをホールの店員に取り除かせてフロントドア12を閉じるようにすることができる。

【0379】

(9) 第2閉塞部12aの突出幅（奥行き）「 w 」とメダルの直径を「 d 」との関係、及び第1閉塞部13cと第2閉塞部12aとの距離「 h_1 」とメダルの厚さ「 t 」との関係について、「 $(d/2) < w$ 」かつ「 $h_1 < t$ 」を満たすように設定してもよい。

上述したように、「 $(d/2) < w$ 」を満たすことにより、第2閉塞部12a上にメダルを載置可能となる。また、「 $h_1 < t$ 」を満たすことにより、第2閉塞部12a上にメダルを載置した状態でフロントドア12を閉じようとしても、フロントドア12が閉じる前に、第2閉塞部12a上に載置したメダルが第1閉塞部13cの前端部に当たるため、フロントドア12が閉じない。

これにより、第2閉塞部12a上にメダルが載置されていることがホールの店員にわかるようにすることができ、ひいては第2閉塞部12a上に載置されているメダルをホールの店員に取り除かせてフロントドア12を閉じるようにすることができる。

【0380】

(10) 第2閉塞部12aの突出幅(奥行き)「w」とメダルの直径を「d」との関係、及び第1閉塞部13cと第2閉塞部12aとの距離「h1」とメダルの厚さ「t」との関係について、「 $d < w$ 」かつ「 $h1 > t$ 」を満たすように設定してもよい。

「 $d < w$ 」を満たすことにより、メダル全体が第2閉塞部12a上に載置可能となる。すなわち、メダルの一部が第2閉塞部12aからはみ出すことなく、第2閉塞部12a上にメダルが載置可能となる。また、「 $h1 > t$ 」を満たすことにより、第1閉塞部13cと第2閉塞部12aとの間にメダルが挿入可能となる。

【0381】

このため、第2閉塞部12a上にメダルを載置した状態でフロントドア12を閉じると、第1閉塞部13cと第2閉塞部12aとの間にメダルが収まった状態でフロントドア12が閉じることになる。これにより、フロントドア12やキャビネット13が破損することなく、フロントドア12が閉じるようにすることができる。また、第2閉塞部12a上に載置されたメダルが第1閉塞部13cやキャビネット13の前端部に当たってフロントドア12が閉じなくなってしまうようなこともない。

(11) 第1～第8実施形態、及び第1～第8実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

【0382】

<第9実施形態>

第9実施形態は、メイン制御基板50側でのリール31の停止制御と、サブ制御基板80側での演出の出力の制御とに関するものである。

図26(a)は、特別役(役物)の種類及び終了条件を示す図であり、図26(b)は、遊技状態の種類及び各遊技状態の規定数を示す図であり、図26(c)は、設定1における内部抽せん及び有利区間抽せんの置数表を示す図である。

【0383】

図26(a)に示すように、第9実施形態では、特別役(役物)として、BB(第一種役物連続作動装置;第一種ビッグボーナス)、RB(第一種特別役物;レギュラーボーナス)、及びMB(第二種役物連続作動装置;第二種ビッグボーナス)の3つを備えている。ここで、BBは、RBを連続して作動させることができる装置である。すなわち、BB遊技中は、RB遊技が連続して実行される。また、RB遊技中は、小役の当選確率が高くなる。さらにまた、RB遊技中のメダルの払出し枚数が100枚を超えると、RB遊技が終了する。さらに、BB遊技中のメダルの払出し枚数が250枚を超えると、BB遊技が終了する。

【0384】

また、MBは、CB(第二種特別役物)を連続して作動させることができる装置である。すなわち、MB遊技中は、CB遊技が連続して実行される。さらにまた、CB遊技中は、役抽選手段61による抽選結果にかかわらず、すべての小役に重複当選した状態になるとともに、特定のリール31(たとえば、左リール31)について、ストップスイッチ42が操作された瞬間からリール31が停止するまでの時間が75ms以内(最大移動コマ数が1コマ)になる。さらに、CB遊技は、1遊技で終了し、MB遊技中のメダルの払出し枚数が14枚を超えると、MB遊技が終了する。

【0385】

また、図26(b)に示すように、第9実施形態では、遊技状態として、非RT、RT、RB内部中、BB内部中、RB遊技、BB遊技、及びMB遊技の7つを備えている。そして、メイン制御基板50は、これらの遊技状態の移行を制御する。

ここで、「規定数」とは、スタートスイッチ41が操作可能(遊技開始可能)となるメダルの投入枚数を意味する。第9実施形態では、MB中の規定数は「1」に設定され、MB中以外の遊技状態での規定数は「3」に設定されている。

【0386】

また、「RT」とは、抽選対象となる条件装置(役物、リプレイ、小役)の種類(数)及びその当選確率が特有の抽選状態であることを意味する。

さらにまた、「非 R T」とは、R T の概念に含まれないという意味ではなく、抽選対象となる条件装置の種類及びその当選確率が R T とは異なることを意味する。

いずれかの遊技状態において、R T の開始条件を満たすと、次回遊技から、R T に移行し、R T において、R T の終了条件を満たすと、次回遊技から、非 R T に移行する。

【0387】

また、特別役に当選したときは、当選した特別役に対応する図柄組合せが有効ラインに停止するまで、特別役の当選情報を次回遊技に持ち越す。

そして、特別役に当選していない遊技を「非内部中」といい、特別役に当選したが、当選した特別役に対応する図柄組合せが有効ラインに停止していないとき、すなわち特別役の当選情報を持ち越している遊技を「内部中」という。

10

【0388】

また、ストップスイッチ 4 2 が操作された瞬間からリール 3 1 が停止するまでの間（最大移動コマ数）に、有効ラインに停止表示させたい所望の図柄を有効ラインに停止させることができる確率を「引込み率（P B）」という。

そして、適切なリール 3 1 の位置で（対象図柄を最大移動コマ数の範囲内において有効ラインに停止可能な操作タイミングで）ストップスイッチ 4 2 を操作しなければ、対象図柄を有効ラインに停止させる（有効ラインまで引き込む）ことができないことを「P B ≠ 1」と称する。

これに対し、ストップスイッチ 4 2 が操作された瞬間のリール 3 1 がどの位置であっても（ストップスイッチ 4 2 の操作タイミングにかかわらず）、対象図柄を常に有効ラインに停止させる（引き込む）ことができることを「P B = 1」と称する。

20

【0389】

また、B B に当選し、B B に対応する図柄組合せが有効ラインに停止（B B が入賞）すると、今回遊技におけるメダルの払出しはないが、次回遊技から、B B 遊技を開始する。B B 遊技中は、R B 遊技が連続して実行されることにより、小役の当選確率が高くなる。そして、B B 遊技中のメダルの払出し枚数が 2 5 0 枚を超えると、B B 遊技を終了し、次回遊技から、B B 遊技に移行する前の遊技状態に戻る。

さらにまた、B B に当選したが、B B に対応する図柄組合せが有効ラインに停止しないと、B B に対応する図柄組合せが有効ラインに停止するまで、B B の当選情報を次回遊技に持ち越す。B B の当選情報を持ち越している遊技状態を「B B 内部中」という。

30

なお、B B 内部中への移行タイミングは、適宜設定することができる。たとえば、B B に当選した当該遊技で、すべてのリール 3 1 の停止後に、B B 内部中に移行させてもよく、また、B B に当選した当該遊技では B B 内部中に移行させず、次回遊技で B B 内部中に移行させてもよい。

【0390】

また、R B に当選し、R B に対応する図柄組合せが有効ラインに停止（R B が入賞）すると、今回遊技におけるメダルの払出しはないが、次回遊技から、R B 遊技を開始する。R B 遊技中は、小役の当選確率が高くなる。そして、R B 遊技中のメダルの払出し枚数が 1 0 0 枚を超えると、R B 遊技を終了し、次回遊技から、R B 遊技に移行する前の遊技状態に戻る。

40

さらにまた、R B に当選したが、R B に対応する図柄組合せが有効ラインに停止しないと、R B に対応する図柄組合せが有効ラインに停止するまで、R B の当選情報を次回遊技に持ち越す。R B の当選情報を持ち越している遊技状態を「R B 内部中」という。

なお、R B 内部中への移行タイミングは、B B 内部中への移行タイミングと同様に、適宜設定することができる。たとえば、R B に当選した当該遊技で、すべてのリール 3 1 の停止後に、R B 内部中に移行させてもよく、また、R B に当選した当該遊技では R B 内部中に移行させず、次回遊技で R B 内部中に移行させてもよい。

【0391】

また、M B に当選し、M B に対応する図柄組合せが有効ラインに停止（M B が入賞）すると、今回遊技におけるメダルの払出しはないが、次回遊技から、M B 遊技を開始する。M

50

B遊技中は、C B遊技が連続して実行される。そして、M B遊技中のメダルの払出し枚数が14枚を超えると、M B遊技を終了し、次回遊技から、M B遊技に移行する前の遊技状態に戻る。

【0392】

さらにまた、M Bに当選したが、M Bに対応する図柄組合せが有効ラインに停止しないと、M Bに対応する図柄組合せが有効ラインに停止するまで、M Bの当選情報を次回遊技に持ち越す。M Bの当選情報を持ち越している遊技状態を「M B内部中」という。

なお、第9実施形態では、M Bに対応する図柄組合せは、「P B = 1」に設定されているため、M Bに当選すると、今回遊技でM Bに対応する図柄組合せが常に有効ラインに停止するので、M B内部中となることはない。

【0393】

また、第9実施形態の条件装置（役）は、大別して、特別役（役物）、リプレイ（再遊技役）、及び小役を有する。

さらにまた、特別役として、B B、R B、及びM Bの3種類を有し、リプレイとして、リプレイ1、及びリプレイ2の2種類を有し、小役として、共通ベル、左正解ベル、中正解ベル、右正解ベル、スイカ、チェリー1、及びチェリー2の7種類を有する。

なお、左正解ベル、中正解ベル、右正解ベルを総称して、「押し順ベル」と称する。

さらに、「条件装置」とは、役抽選手段61による抽選で決定された当選番号に対応して作動するものである。1つの当選番号が決定されると、その当選番号に対応する1又は複数の条件装置が作動し、作動した条件装置に対応する当選フラグがオンになる。

【0394】

図26(c)に示すように、第9実施形態では、役抽選手段61による抽選で「0」～「16」の中からいずれか1つの当選番号が決定され、決定された当選番号に対応する非当選からM Bまでのいずれかの条件装置が作動する。

2種類のリプレイは、いずれも単独当選し、他の条件装置（役）と重複当選することはない。

また、ベルは、共通ベル、左正解ベル、中正解ベル、右正解ベルの4種類を有するが、いずれも単独当選し、他の役と重複当選することはない。

【0395】

さらにまた、スイカは、単独当選する場合と、B Bと重複当選する場合とを有する。

さらに、チェリー1は、単独当選する場合と、B Bと重複当選する場合とを有し、チェリー2は、単独当選する場合と、R Bと重複当選する場合と、B Bと重複当選する場合とを有する。

また、B Bは、単独当選する場合と、スイカ、チェリー1、又はチェリー2と重複当選する場合とを有するが、R Bは、単独当選することなく、チェリー2と重複当選するのみであり、M Bは、単独当選するのみであり、他の役と重複当選することはない。

【0396】

また、「配当」とは、各条件装置に対応する図柄組合せが停止（役が入賞）したときにおけるメダルの払出し枚数を意味する。

第9実施形態では、左正解ベル、中正解ベル、右正解ベルについては、規定数3（M B中以外の遊技状態）と規定数1（M B中）とで配当が異なるが、それ以外は、規定数3と規定数1とで配当は同一である。

【0397】

なお、左正解ベルは、左第一停止が正解押し順となり、左第一停止以外が不正解押し順となる押し順ベルであり、規定数3では、正解押し順で8枚のメダルの払出し、不正解押し順で1枚のメダルの払出しとなり、また、規定数1では、正解押し順で14枚のメダルの払出し、不正解押し順で15枚のメダルの払出しとなる。

同様に、中正解ベルは、中第一停止が正解押し順となり、中第一停止以外が不正解押し順となる押し順ベルであり、右正解ベルは、右第一停止が正解押し順となり、右第一停止以外が不正解押し順となる押し順ベルである。

なお、共通ベルは、押し順不問で8枚のメダルの払出しとなるベルである。

【0398】

また、第1実施形態で説明したように、メイン制御基板50のメインCPU55は、役抽選手段61（内部抽せん手段61）を備える。この役抽選手段61は、当選番号の抽選を行うものである。そして、役抽選手段61による抽選で当選番号が決定されると、決定した当選番号に対応する条件装置が作動する。

また、役抽選手段61（内部抽せん手段61）による当選番号の抽選を「内部抽せん」と称することもある。

図26（c）に示すように、第9実施形態では、役抽選手段61による抽選で、当選番号「0」～「15」の中からいずれか1つが決定される。また、当選番号「0」～「15」は、「非当選」～「MB」の条件装置にそれぞれ対応している。そして、当選番号が決定されると、決定した当選番号に対応する条件装置が作動する。

10

【0399】

たとえば、当選番号「1」に決定されると、当選番号「1」に対応する「リプレイ1」の条件装置が作動する。また、当選番号「8」に決定されると、当選番号「8」に対応する「スイカ+BB」の条件装置が作動する。

なお、第1実施形態で説明したように、役抽選手段61は、乱数発生手段と、乱数発生手段が発生させた乱数を抽出する乱数抽出手段と、乱数抽出手段が抽出した乱数値に基づいて当選番号を決定する当選番号決定手段とを備え、当選番号が決定されると、決定した当選番号に対応する条件装置が作動する。

20

そして、たとえば、非内部中と内部中とでは、乱数抽出手段が抽出した乱数値が同一で、作動する条件装置も同一のこともあれば、乱数抽出手段が抽出した乱数値が同一でも、作動する条件装置が異なることもある。

【0400】

また、第1実施形態で説明したように、メイン制御基板50のメインCPU55は、当選フラグ制御手段62を備える。この当選フラグ制御手段62は、役抽選手段61による当選番号の抽選結果に基づいて、各役に対応する当選フラグのオン／オフを制御するものである。

第9実施形態では、すべての役について、役ごとに当選フラグを備える。そして、役抽選手段61による抽選で当選番号が決定されると、当選フラグ制御手段62は、決定した当選番号に対応する条件装置に含まれる役の当選フラグをオンにする（当選フラグを立てる）。

30

【0401】

たとえば、非RTにおいて、役抽選手段61による抽選で当選番号「1」に決定したときは、当選番号「1」に対応する「リプレイ1」の条件装置に含まれる「リプレイ1」の当選フラグがオンとなり、それ以外の当選フラグはオフとなる。

同様に、非RTにおいて、役抽選手段61による抽選で当選番号「10」に決定したときは、当選番号「10」に対応する「チェリー1+BB」の条件装置に含まれる「チェリー1」及び「BB」の2つの当選フラグがオンとなり、それ以外の当選フラグはオフとなる。

【0402】

また、特別役（BB、RB、MB）以外の役の当選情報は持ち越されないので、今回遊技で当選情報を持ち越さない役に当選し、その役の当選フラグがオンにされても、その役が入賞したか否かにかかわらず、今回遊技の終了時に、その当選フラグがオフにされる。

これに対し、特別役（BB、RB、MB）の当選情報は持ち越されるので、今回遊技で特別役に当選し、当選した特別役の当選フラグが一旦オンになったときは、その特別役が入賞するまで、当選フラグがオンの状態が維持され、その特別役が入賞すると、当選フラグがオフにされる。

40

【0403】

たとえば、非RTにおいて、役抽選手段61による抽選で当選番号「10」に決定したときは、当選番号「10」に対応する「チェリー1+BB」の条件装置に含まれる「チェリ

50

ー１」及び「ＢＢ」の２つの当選フラグがオンとなるが、今回遊技で「ＢＢ」が入賞しなかったときは、今回遊技で「チェリー１」が入賞したか否かにかかわらず、今回遊技の終了時に、「チェリー１」の当選フラグはオフになり、「ＢＢ」の当選フラグのオンは維持される。この場合、次回遊技から、ＢＢ内部中に移行する。

【０４０４】

また、たとえば、ＢＢ内部中において、役抽選手段６１による抽選で当選番号「９」に決定したときは、持ち越している「ＢＢ」の当選フラグに加えて、当選番号「９」に対応する「チェリー１」の条件装置に含まれる「チェリー１」の当選フラグがオンになる。すなわち、「チェリー１」及び「ＢＢ」の２つの当選フラグがオンとなる。

このため、非ＲＴにおいて、役抽選手段６１による抽選で当選番号「１０」に決定（「チェリー１＋ＢＢ」に重複当選）したときと、ＢＢ内部中において、役抽選手段６１による抽選で当選番号「９」に決定（「チェリー１」に単独当選）したときとで、当選フラグのオン／オフの状態は同一になる。

【０４０５】

また、ＭＢ遊技中は、当選フラグ制御手段６２は、すべての小役（共通ベル、左正解ベル、中正解ベル、右正解ベル、スイカ、チェリー１、及びチェリー２の７つ）の当選フラグをオンにする。このため、役抽選手段６１による抽選で当選したものではないが、すべての小役に当選しているのと同じ状態になる。

たとえば、ＭＢ遊技中において、役抽選手段６１による抽選で当選番号「０」に決定したときは、当選番号「０」に対応する「非当選」にはいずれの役も含まれていないが、すべての小役（上記の７つの小役）の当選フラグがオンになる。

また、たとえば、ＭＢ遊技中において、役抽選手段６１による抽選で当選番号「１」に決定したときは、当選番号「１」に対応する「リプレイ１」の条件装置に含まれる「リプレイ１」の当選フラグに加えて、すべての小役（上記の７つの小役）の当選フラグがオンになる。

【０４０６】

また、第１実施形態で説明したように、メイン制御基板５０のメインＣＰＵ５５は、リール制御手段６５を備え、このリール制御手段６５は、当選フラグのオン／オフに対応する複数の停止位置決定テーブルを備える。また、各停止位置決定テーブルは、ストップスイッチ４２が操作された瞬間のリール３１の位置に対する、リール３１の停止位置を定めたものである。

役抽選手段６１による抽選で当選番号が決定され、決定された当選番号に対応する条件装置に含まれる役の当選フラグのオン／オフの制御が当選フラグ制御手段６２により行われると、リール制御手段６５は、当選フラグのオン／オフに対応する停止位置決定テーブルを選択する。

【０４０７】

そして、ストップスイッチ４２が操作されると、選択した停止位置決定テーブルと、ストップスイッチ４２が操作された瞬間のリール３１の位置とに基づいて、そのストップスイッチ４２に対応するリール３１の停止位置を決定し、その決定した位置にそのリール３１を停止させるように制御する。

また、リプレイ１の当選フラグがオンであり、リプレイ１以外の当選フラグがオフであるときに選択される停止位置決定テーブルは、リプレイ１に対応する図柄組合せが有効ラインに停止するように、かつリプレイ１以外の役に対応する図柄組合せが有効ラインに停止しないように、各リール３１の停止位置を定めている。

【０４０８】

さらにまた、左正解ベルの当選フラグがオンであり、左正解ベル以外の当選フラグがオフであるときに選択される停止位置決定テーブルは、左第一停止でストップスイッチ４２が操作されたときは、８枚のメダルの払出しとなる図柄組合せが有効ラインに停止し、左第一停止以外でストップスイッチ４２が操作されたときは、１枚のメダルの払出しとなる図柄組合せが有効ラインに停止するように、各リール３１の停止位置を定めている。

【0409】

また、図26(c)の「内部抽せん置数」の欄は、各遊技状態の各当選番号の置数を示している。内部抽せん置数を「65536」で割ると、当選確率となる。

たとえば、非RTにおける当選番号「4」の置数は「3000」であるので、非RTにおいて役抽選手段61による抽選で当選番号「4」に決定され、当選番号「4」に対応する「左正解ベル」の条件装置が作動する確率は、「3000/65536」となる。

【0410】

また、図26(c)の「内部抽せん置数」の欄において、「*」印は、有利区間抽せんが実行可能であることを示す。

ここで、「有利区間」とは、指示機能に係る性能を有する（指示機能を作動させてよい）遊技区間を意味する。

また、「指示機能」とは、「有利な操作態様」を遊技者に表示（報知）する機能を意味する。

さらにまた、「指示機能の作動」とは、押し順ベル当選時に正解押し順を表示することを含むものである。

【0411】

さらに、「有利区間抽せん」とは、有利区間に移行させるか否かを決定する抽選を意味する。

そして、有利区間抽せん当選し、有利区間に移行すると、指示機能を作動させることが可能となり、押し順ベル当選時に正解押し順を報知することが可能となる。

たとえば、非RTにおける当選番号「3」（「共通ベル」）の置数「8000」に「*」印が付されているが、これは、非RTにおいて役抽選手段61（内部抽せん手段61）による抽選で当選番号「3」（「共通ベル」）に決定されたときは、有利区間抽せんが実行可能であることを意味する。

【0412】

また、図26(c)に示すように、非RTにおいては、当選番号「0」（非当選）に決定されたとき、及び当選番号「4」～「6」（「左正解ベル」、「中正解ベル」、又は「右正解ベル」）に決定されたときは、有利区間抽せんを実行しないが、それ以外は、有利区間抽せんを実行可能である。

さらに、RT、RB内部中、及びBB内部中においては、当選番号「4」～「6」（「左正解ベル」、「中正解ベル」、又は「右正解ベル」）に決定されたときを除き、非RTと置数が同一の当選番号に決定されたときは、有利区間抽せんを実行可能である。

【0413】

また、BB内部中は、BBの当選情報を持ち越しているため、BB内部中に当選番号「9」（「チェリー1」の単独当選）に決定されたときと、非RT（非内部中）において当選番号「10」（「チェリー1+BB」の重複当選）に決定されたときとでは、当選フラグのオン／オフの状態が同一になる。

さらに、非RT（非内部中）における当選番号「10」（「チェリー1+BB」の重複当選）の置数と、BB内部中における当選番号「9」（「チェリー1」の単独当選）の置数とは、同一の「200」に設定されている。

このため、BB内部中に当選番号「9」（「チェリー1」の単独当選）に決定されたときは、有利区間抽せんを実行可能とされている。

【0414】

また、RB内部中に当選番号「9」（「チェリー1」の単独当選）に決定されたときは、「チェリー1」の当選フラグと、持ち越している「RB」の当選フラグとがオンになる。

さらに、「BB」と「RB」とは、ともに特別役（役物）であるという点で一致し、非RT（非内部中）における当選番号「10」（「チェリー1+BB」の重複当選）の置数と、RB内部中における当選番号「9」（「チェリー1」の単独当選）の置数とは、同一の「200」に設定されている。

このため、RB内部中に当選番号「9」（「チェリー1」の単独当選）に決定されたとき

10

20

30

40

50

にも、有利区間抽せんを実行可能とされている。

【0415】

また、非RTにおいて当選番号「12」（「チェリー2+RB」の重複当選）又は当選番号「13」（「チェリー2+BB」の重複当選）に決定されたときと、RB内部中又はBB内部中に当選番号「11」（「チェリー2」の単独当選）に決定されたときとは、「チェリー2」の当選フラグと、特別役（役物）の当選フラグとがオンになるという点で一致する。

さらに、非RTにおける当選番号「12」（「チェリー2+RB」の重複当選）及び当選番号「13」（「チェリー2+BB」の重複当選）の置数を合算すると「300」となり、RB内部中及びBB内部中における当選番号「11」（「チェリー2」の単独当選）の置数の「300」と一致する。

10

このため、RB内部中及びBB内部中に当選番号「11」（「チェリー2」の単独当選）に決定されたときにも、有利区間抽せんを実行可能とされている。

【0416】

また、図26（c）の「有利区間抽せん置数」の欄は、各当選番号の置数を示している。有利区間抽せん置数を「16384」で割ると、当選確率となる。

たとえば、非RT、RB内部中又はBB内部中において、役抽選手段61による抽選で当選番号「1」（「リプレイ1」の単独当選）に決定されたときに有利区間抽せん当選する確率は、「20／16384」となる。

また、たとえば、非RT又はRTにおいて、役抽選手段61による抽選で当選番号「8」（「スイカ+BB」の重複当選）に決定されたときに有利区間抽せん当選する確率は、「10000／16384」となる。

20

【0417】

上述したように、第9実施形態では、MBに対応する図柄組合せは、「PB=1」に設定されている。

また、図26（c）に示すように、非RT及びRTにおいて、MBの抽選が行われるが、MBに当選すると、今回遊技でMBに対応する図柄組合せが常に有効ラインに停止するため、MB内部中となることなく、次回遊技から、MB遊技に移行する。

さらに、図26（c）に示すように、MB遊技中は、リプレイ1又はリプレイ2の抽選が行われるとともに、役抽選手段61による抽選結果にかかわらず、すべての小役に重複当選した状態になる。

30

【0418】

このため、MB遊技中に当選番号「1」（「リプレイ1」の単独当選）に決定されたときは、「リプレイ1」の当選フラグと、すべての小役（共通ベル、左正解ベル、中正解ベル、右正解ベル、スイカ、チェリー1、及びチェリー2の7つ）の当選フラグとがオンになる。

同様に、MB遊技中に当選番号「2」（「リプレイ2」の単独当選）に決定されたときは、「リプレイ2」の当選フラグと、すべての小役の当選フラグとがオンになる。

【0419】

そして、MB遊技中に当選番号「1」（「リプレイ1」の単独当選）に決定されたとき、すなわち「リプレイ1」の当選フラグと、すべての小役の当選フラグとがオンになったときは、左正解ベルの当選フラグのみがオンのときと同じ停止位置決定テーブルが選択される。ただし、MB遊技中は、規定数1（1枚投入）となり、非RT等とは配当が異なり、14枚又は15枚の払出しとなる。

40

これにより、MB遊技中に当選番号「1」（「リプレイ1」の単独当選）に決定された場合において、左第一停止でストップスイッチ42が操作されたとき（押し順正解時）は、14枚のメダルの払出しとなる図柄組合せが有効ラインに停止し、左第一停止以外でストップスイッチ42が操作されたとき（押し順不正解時）は、15枚のメダルの払出しとなる図柄組合せが有効ラインに停止する。

【0420】

50

同様に、MB遊技中に当選番号「2」（「リプレイ2」の単独当選）に決定されたときは、右正解ベルの当選フラグのみがオンのときと同じ停止位置決定テーブルが選択され、右第一停止時（押し順正解時）には14枚の払出しとなり、右第一停止以外るとき（押し順不正解時）は15枚の払出しとなる。

そして、MB遊技中の1回目の遊技では、14枚の払出しとなる押し順を報知し、MB遊技中の2回目の遊技では、15枚の払出しとなる押し順を報知する。

上述したように、MB遊技の終了条件は、メダルの払出し枚数が14枚を超えたことに設定されているため、このような報知を行うことにより、MB遊技中に29枚のメダルが払い出されるようにすることができる。また、MB遊技中は規定数が「1」に設定されているため、払出し枚数の「29」から投入枚数の「2」を減算した27枚のメダルを遊技者に獲得させることができる。

10

【0421】

また、MB遊技中に遊技者に有利となる押し順を報知するためには、有利区間に移行させる必要がある。

このため、図26（c）に示すように、非RT又はRTにおいて、役抽選手段61による抽選で当選番号「15」（「MB」の単独当選）に決定されたときにおける有利区間抽選の当選確率は「16384／16384」、すなわち「100％」に設定している。

【0422】

また、第1実施形態で説明したように、メイン制御基板50のメインCPU55は、演出グループ番号選択手段64を備える。この演出グループ番号選択手段64は、当選番号に対応する演出グループ番号であって、サブ制御基板80に送信するための番号を選択するものである。

20

図26（c）に示すように、当選番号に対応する演出グループ番号が予め定められている。具体的には、当選番号「0」～「3」に対応して演出グループ番号「0」～「3」が定められ、当選番号「4」～「6」に対応して演出グループ番号「4」が定められ、当選番号「7」～「15」に対応して演出グループ番号「5」～「13」が定められている。

そして、役抽選手段61による抽選で当選番号が決定されると、演出グループ番号選択手段64は、決定した当選番号に対応する演出グループ番号を選択する。

【0423】

また、第1実施形態で説明したように、メイン制御基板50のメインCPU55は、押し順指示番号選択手段63を備える。この押し順指示番号選択手段63は、役抽選手段61による抽選で押し順ベル（左正解ベル、中正解ベル、右正解ベル）に対応する当選番号が決定されたときに、決定された当選番号に対応する押し順指示番号（正解押し順に相当する番号）を選択するためのものである。

30

【0424】

また、第1実施形態で説明したように、メイン制御基板50のメインCPU55は、制御コマンド送信手段71を備える。この制御コマンド送信手段71は、サブ制御基板80に対し、サブ制御基板80で出力する演出に必要な情報（制御コマンド）を送信する。

第9実施形態では、制御コマンド送信手段71は、制御コマンドとして、ベットスイッチ40が操作されたときの情報、スタートスイッチ41が操作されたときの情報、押し順指示番号（AT中、かつ正解押し順を有する条件装置に対応する当選番号が決定されたときのみ）、演出グループ番号、ストップスイッチ42が操作されたときの情報、入賞した役の情報等に加えて、遊技状態（非RT、RT、RB内部中、BB内部中、RB中、BB中、MB中）を示す情報、演出グループ番号等をサブ制御基板80に送信する。

40

【0425】

これにより、サブ制御基板80側では、メイン制御基板50側での遊技状態、及び役抽選手段61で作動している条件装置（左正解ベル、中正解ベル、右正解ベルを除く）を判断することができる。

なお、サブ制御基板80側では、演出グループ番号により、左正解ベル、中正解ベル、又は右正解ベルのいずれかに当選したことは判断できるが、左正解ベル、中正解ベル、又は

50

右正解ベルのいずれに当選したか（正解押し順）までは判断できない。

また、A T中は、押し順指示番号により、正解押し順を報知可能となる。

【0426】

また、サブ制御基板80は、遊技中及び遊技待機中における演出の選択や出力等を制御するものである。

メイン制御基板50とサブ制御基板80とは、電氣的に接続されており、メイン制御基板50（制御コマンド送信手段71）は、サブ制御基板80に一方向で、演出の出力に必要な情報（制御コマンド）を送信する。

サブ制御基板80は、メイン制御基板50と同様に、入力ポート81、出力ポート82、RWM83、ROM84、及びサブCPU85等を備えている。

また、サブ制御基板80には、入力ポート81又は出力ポート82を介して、演出ランプ21、スピーカ22、画像表示装置23等が電氣的に接続されている。

【0427】

さらにまた、サブ制御基板80のサブCPU85は、演出出力制御手段91等を備えており、サブ制御基板80のROM84は、演出決定テーブル等を備えている。

さらに、演出決定テーブルは、出力する演出を定めたものであって、複数備えられており、演出出力制御手段91は、いずれかの演出決定テーブルを用いて出力する演出を決定し、決定した演出を出力するように制御する。

すなわち、演出出力制御手段91は、メイン制御基板50から受信した制御コマンド、及びいずれかの演出決定テーブルに基づいて、どのようなタイミングで、どのような演出を出力するかを決定し、その決定に従い、演出ランプ21、スピーカ22、画像表示装置23の出力を制御する。

【0428】

図27は、非RT（非内部中）及びRT（非ATかつ非内部中）共通で用いる演出決定テーブルを示す図であり、図28は、RB内部中及びBB内部中共通で用いる演出決定テーブルを示す図である。

図27に示すように、第9実施形態では、演出パターンとして、「演出なし」から「連続演出」までの18種類を備えている。また、「キャラ演出（賑やかし）」から「連続演出」までの各演出パターンは、それぞれ異なる内容の演出を定めている。

たとえば、「確定演出」は、特別役に当選したことが遊技者にわかる内容の演出であり、「第一停止後告知演出」は、第一停止後（最初のストップスイッチ42の操作後）のタイミングで出力される演出であり、「左第一停止演出」は、左ストップスイッチ42を最初に操作すべき旨を指示する内容の演出であり、「連続演出」は、複数回の遊技にわたって連続して出力される演出である。

【0429】

また、図27の「演出パターン振分け置数」の欄は、各演出グループ番号を受信したときにおける各演出パターンの振分け置数を示している。演出パターン振分け置数を「256」で割ると、各演出パターンの選択確率となる。なお、図27中、各演出グループ番号の下に、対応する条件装置の名称を記載している。

たとえば、非RTにおいて役抽選手段61による抽選で当選番号「1」（「リプレイ1」の単独当選）に決定され、演出グループ番号「1」が送信されたときにおける「演出なし」の選択確率は「128／256」であり、「キャラ演出（賑やかし）」の選択確率は「20／256」であり、「会話演出（賑やかし）」の選択確率も「20／256」であり、「カットイン演出（強演出）」の選択確率は「0／256」である。

【0430】

上述したように、制御コマンド送信手段71は、サブ制御基板80に対して、遊技状態（非RT、RT、RB内部中、BB内部中、RB中、BB中、MB中）を示す情報、及び演出グループ番号を送信する。

そして、サブ制御基板80の演出出力制御手段91は、メイン制御基板50から受信した遊技状態を示す情報に基づいて、遊技状態に応じた演出決定テーブルを選択し、選択した

10

20

30

40

50

演出決定テーブルと、メイン制御基板 50 から受信した演出グループ番号とに基づいて、いずれの演出パターンの演出を出力するかを決定し、その決定に従って、演出ランプ 21、スピーカ 22、画像表示装置 23 の出力を制御する。

【0431】

ここで、非 R T（非内部中）において、役抽選手段 61 による抽選で当選番号「14」（「BB」の単独当選）に決定され、演出グループ番号「12」が送信された場合、演出出力制御手段 91 は、図 27 に示す非 R T 及び R T（非 A T）共通で用いる演出決定テーブルを選択し、この演出決定テーブルにおける演出グループ番号「12」（「BB」の単独当選）の欄の置数を用いて、いずれの演出パターンの演出を出力するかを決定する。図 27 に示すように、非 R T における「BB」単独当選時には、たとえば、「40 / 256」の確率で「連続演出」を選択する。

10

【0432】

これに対し、BB 内部中において、役抽選手段 61 による抽選で当選番号「0」（「非当選」）に決定され、演出グループ番号「0」が送信された場合、演出出力制御手段 91 は、図 28 に示す R B 内部中及び B B 内部中共通で用いる演出決定テーブルを選択し、この演出決定テーブルにおける演出グループ番号「0」（「非当選」）の欄の置数を用いて、いずれの演出パターンの演出を出力するかを決定する。図 28 に示すように、B B 内部中の「非当選」時には、たとえば、「80 / 256」の確率で「確定演出」を選択する。このように、演出出力制御手段 91 は、非 R T（非内部中）において役抽選手段 61 で「BB」に単独当選した遊技と、B B 内部中に役抽選手段 61 で「非当選」となった遊技とで、異なる演出決定テーブルを用いて、出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

20

【0433】

また、非 R T において、役抽選手段 61 による抽選で当選番号「14」（「BB」の単独当選）に決定された場合、メイン制御基板 50 側では、当選フラグ制御手段 62 は、当選番号「14」に対応する「BB」の条件装置に含まれる「BB」の当選フラグをオンにし、それ以外の当選フラグをオフにする。また、リール制御手段 65 は、「BB」の当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択する。この停止位置決定テーブルを「BB 単独用停止位置決定テーブル」と称する。

30

【0434】

「BB 単独用停止位置決定テーブル」は、B B に対応する図柄組合せが有効ラインに停止するように、かつ B B 以外の役に対応する図柄組合せが有効ラインに停止しないように、各リール 31 の停止位置を定めている。

そして、ストップスイッチ 42 が操作されると、リール制御手段 65 は、「BB 単独用停止位置決定テーブル」と、ストップスイッチ 42 が操作された瞬間のリール 31 の位置とに基づいて、そのストップスイッチ 42 に対応するリール 31 の停止位置を決定し、その決定した位置にそのリール 31 を停止させるように制御する。

【0435】

また、B B 内部中において、役抽選手段 61 による抽選で当選番号「0」（「非当選」）となった場合、メイン制御基板 50 側では、当選フラグ制御手段 62 は、持ち越している「BB」の当選フラグをオンのまま維持し、それ以外の当選フラグをオフにする。また、リール制御手段 65 は、「BB」の当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択する。すなわち、非 R T において役抽選手段 61 で「BB」に単独当選したときと同一の「BB 単独用停止位置決定テーブル」を選択する。

40

このため、B B 内部中において役抽選手段 61 で「非当選」となったときは、非 R T において役抽選手段 61 で「BB」に単独当選したときと同一のリール 31 の停止制御が行われる。また、「同一のリール 31 の停止制御が行われる」とは、各ストップスイッチ 42 を同一の態様（押し順及び操作タイミング）で操作すると、各リール 31 が同一の位置で

50

停止して、同一の停止出目が表示されることを意味する。

【0436】

このように、非RTにおいて役抽選手段61で「BB」に単独当選したときと、BB内部中において役抽選手段61で「非当選」となったときとで、メイン制御基板50側では、同一の停止位置決定テーブルを用いてリール31の停止位置を決定するが、サブ制御基板80側では、異なる演出決定テーブルを用いて出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

これにより、メイン制御基板50側でのリール31の停止制御が同一でも、サブ制御基板80側で異なる演出を出力することができ、演出を多様化することができる。

また、メイン制御基板50側で同一のリール31の停止制御が行われ、同一の停止出目が表示されても、サブ制御基板80側で異なる演出が出力されることより、特別役に当選している（内部中である）ことを遊技者に推測可能にすることができる。

10

【0437】

さらにまた、非RTの「BB」単独当選時と、BB内部中の「非当選」時とで、サブ制御基板80側で異なる演出決定テーブルを選択することにより、非RT中の「BB」単独当選時には、確定演出（BBに当選したことが遊技者にわかる演出）の選択確率が低い演出決定テーブルを選択するようにし、BB内部中の「非当選」時には、確定演出の選択確率が高い演出決定テーブルを選択するようにすることができる。

これにより、「BB」に当選した当該遊技では、「BB」に当選したことが遊技者にわかりにくくすることができ、また、BB内部中には、「BB」に当選していることが遊技者にわかりやすくすることにより、遊技者が「BB」の入賞を狙うようにし、いつまでもBB内部中が続かないようにして、遊技者に不利にならないようにすることができる。

20

【0438】

また、非RTにおいて、役抽選手段61による抽選で当選番号「8」（「スイカ+BB」の重複当選）に決定され、演出グループ番号「6」が送信された場合、演出出力制御手段91は、図27に示す非RT（非内部中）及びRT（非ATかつ非内部中）共通で用いる演出決定テーブルを選択し、この演出決定テーブルにおける演出グループ番号「6」（「スイカ+BB」の重複当選）の欄の置数を用いて、いずれの演出パターンの演出を出力するかを決定する。図27に示すように、非RTにおける「スイカ+BB」重複当選時には、たとえば、「50/256」の確率で「キャラ演出（賑やかし）」、「会話演出（賑やかし）」、又は「カットイン演出（強演出）」を選択し、「30/256」の確率で「連続演出」を選択する。

30

【0439】

これに対し、BB内部中において、役抽選手段61による抽選で当選番号「7」（「スイカ」の単独当選）に決定され、演出グループ番号「5」が送信された場合、演出出力制御手段91は、図28に示すRB内部中及びBB内部中共通で用いる演出決定テーブルを選択し、この演出決定テーブルにおける演出グループ番号「5」（「スイカ」の単独当選）の欄の置数を用いて、いずれの演出パターンの演出を出力するかを決定する。図28に示すように、BB内部中の「スイカ」単独当選時には、たとえば、「73/256」の確率で「キャラ演出（賑やかし）」、又は「会話演出（賑やかし）」を選択し、「20/256」の確率で連続演出を選択する。

40

このように、演出出力制御手段91は、非RT（非内部中）において役抽選手段61で「スイカ+BB」に重複当選した遊技と、BB内部中に役抽選手段61で「スイカ」に単独当選した遊技とで、異なる演出決定テーブルを用いて、出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

【0440】

また、非内部中は、複数回の遊技にわたる連続演出を遊技者に見せることで、「BB」当選に対する遊技者の期待感を長く持続させるため、「スイカ+BB」重複当選時における連続演出の選択確率を高く設定している。

これに対し、BB内部中は、複数回の遊技にわたる連続演出に遊技者に見せると、その分

50

、「ＢＢ」入賞が遅れて、遊技者のメダルが減少してしまうので、「スイカ」単独当選時における連続演出の選択確率を低く設定するとともに、遊技者に早期に「ＢＢ」入賞を狙わせるために、「非当選」時における確定演出の選択確率を高く設定している。

なお、ＢＢ内部中に、遊技者のメダルが減少しないように各役の当選確率及び入賞時の払出し枚数を設定した上で、連続演出の選択確率を高く設定してもよい。

【０４４１】

また、非ＲＴ（非内部中）において、役抽選手段６１による抽選で当選番号「８」（「スイカ＋ＢＢ」の重複当選）に決定した場合、メイン制御基板５０側では、当選フラグ制御手段６２は、当選番号「８」に対応する「スイカ＋ＢＢ」の条件装置に含まれる「スイカ」及び「ＢＢ」の２つの当選フラグをオンにし、それ以外の当選フラグをオフにする。また、リール制御手段６５は、「スイカ」及び「ＢＢ」の２つの当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択する。この停止位置決定テーブルを「スイカ＋ＢＢ重複用停止位置決定テーブル」と称する。

10

【０４４２】

「スイカ＋ＢＢ重複用停止位置決定テーブル」は、スイカ又はＢＢに対応する図柄組合せが有効ラインに停止可能に、かつスイカ及びＢＢ以外の役に対応する図柄組合せが有効ラインに停止しないように、各リール３１の停止位置を定めている。

そして、ストップスイッチ４２が操作されると、リール制御手段６５は、「スイカ＋ＢＢ重複用停止位置決定テーブル」と、ストップスイッチ４２が操作された瞬間のリール３１の位置とに基づいて、そのストップスイッチ４２に対応するリール３１の停止位置を決定し、その決定した位置にそのリール３１を停止させるように制御する。

20

【０４４３】

また、ＢＢ内部中において、役抽選手段６１による抽選で当選番号「７」（「スイカ」の単独当選）に決定した場合、メイン制御基板５０側では、当選フラグ制御手段６２は、持ち越している「ＢＢ」の当選フラグをオンのまま維持しつつ、それに加えて、当選番号「７」に対応する「スイカ」の条件装置に含まれる「スイカ」の当選フラグをオンにし、「スイカ」及び「ＢＢ」以外の当選フラグについてはオフにする。これにより、「スイカ」及び「ＢＢ」の２つの当選フラグがオンになる。また、リール制御手段６５は、「スイカ」及び「ＢＢ」の２つの当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択する。すなわち、非ＲＴにおいて役抽選手段６１で「スイカ＋ＢＢ」に重複当選したときと同一の「スイカ＋ＢＢ重複用停止位置決定テーブル」を選択する。

30

【０４４４】

このため、ＢＢ内部中に役抽選手段６１で「スイカ」に単独当選したときは、非ＲＴにおいて役抽選手段６１で「スイカ＋ＢＢ」に重複当選したときと同一のリール３１の停止制御が行われる。

このように、非ＲＴにおいて役抽選手段６１で「スイカ＋ＢＢ」に重複当選したときと、ＢＢ内部中に役抽選手段６１で「スイカ」に単独当選したときとで、メイン制御基板５０側では、同一の停止位置決定テーブルを用いてリール３１の停止位置を決定するが、サブ制御基板８０側では、異なる演出決定テーブルを用いて出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

40

【０４４５】

また、非ＲＴで「チェリー１＋ＢＢ」に重複当選したとき、及びＢＢ内部中に「チェリー１」に単独当選したときについても、非ＲＴで「スイカ＋ＢＢ」に重複当選したとき、及びＢＢ内部中に「スイカ」に単独当選したときと同様に、メイン制御基板５０側では、同一の停止位置決定テーブルを用いてリール３１の停止位置を決定するが、サブ制御基板８０側では、異なる演出決定テーブルを用いて出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

【０４４６】

さらにまた、非ＲＴで「チェリー２＋ＢＢ」又は「チェリー２＋ＲＢ」に重複当選したと

50

き、及びＢＢ内部中又はＲＢ内部中に「チェリー２」に単独当選したときについても、非ＲＴで「スイカ＋ＢＢ」に重複当選したとき、及びＢＢ内部中に「スイカ」に単独当選したときと同様に、メイン制御基板５０側では、同一の停止位置決定テーブルを用いてリール３１の停止位置を決定するが、サブ制御基板８０側では、異なる演出決定テーブルを用いて出力する演出を決定する。このため、各演出パターンの選択確率が異なる。

これにより、メイン制御基板５０側でのリール３１の停止制御が同一でも、サブ制御基板８０側で異なる演出を出力することができるので、演出を多様化することができる。

【０４４７】

なお、図２７及び図２８に示すように、非ＲＴで「スイカ」に単独当選したときと、ＢＢ内部中に「スイカ」に単独当選したときとでは、各演出パターンの振分け置数が同一であるため、各演出パターンの選択確率が同一になる。

10

ただし、非ＲＴで「スイカ」に単独当選したときは、「スイカ」の当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択するのに対し、ＢＢ内部中に「スイカ」に単独当選したときは、「スイカ」及び「ＢＢ」の２つの当選フラグがオンであり、それ以外の当選フラグがオフであるときに対応する停止位置決定テーブルを選択する。このため、非ＲＴで「スイカ」に単独当選したときと、ＢＢ内部中に「スイカ」に単独当選したときとでは、リール３１の停止制御が異なる。

このように、非ＲＴで「スイカ」に単独当選したときと、ＢＢ内部中に「スイカ」に単独当選したときとで、サブ制御基板８０側では、各演出パターンの選択確率が同一であるが、メイン制御基板５０側では、リール３１の停止制御が異なる。

20

【０４４８】

以上説明したように、複数の遊技状態において、役抽選手段６１の乱数抽出手段により抽出された乱数値が同一であり、かつ役抽選手段６１の当選番号決定手段により決定された当選番号が同一であって、同一の条件装置が作動したときに、遊技状態毎のリール３１の停止制御（選択される停止位置決定テーブル）は同一であるが、各演出パターンの選択確率（選択される演出決定テーブル）が異なる場合を有する。

【０４４９】

また、複数の遊技状態において、役抽選手段６１の乱数抽出手段により抽出された乱数値が異なり、かつ役抽選手段６１の当選番号決定手段により決定された当選番号が同一であって、同一の条件装置が作動したときに、遊技状態毎のリール３１の停止制御（選択される停止位置決定テーブル）は同一であるが、各演出パターンの選択確率（選択される演出決定テーブル）が異なる場合を有する。

30

【０４５０】

さらにまた、複数の遊技状態において、役抽選手段６１の乱数抽出手段により抽出された乱数値が異なり、かつ役抽選手段６１の当選番号決定手段により決定された当選番号が異なると、同一の条件装置が作動したときに、遊技状態毎のリール３１の停止制御（選択される停止位置決定テーブル）は同一であるが、各演出パターンの選択確率（選択される演出決定テーブル）が異なる場合を有する。

【０４５１】

<第９実施形態の変形例>

40

以上、本発明の第９実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（１）第９実施形態で示した役の種類、条件装置の種類、遊技状態の種類、各遊技状態における規定数、各役の入賞時における配当、内部抽せん置数の割り振り、有利区間抽せん置数の割り振り、演出パターンの種類、各演出パターンの振分け置数の割り振り等は、あくまでも例示であり、遊技内容に応じて適宜設定することができる。

【０４５２】

（２）第９実施形態では、設定１における内部抽せん及び有利区間抽せんの置数表のみを示したが、設定値として設定１から設定６までの６段階を設け、各設定値にそれぞれ異なる内部抽せん及び有利区間抽せんの置数表を備えることができる。

50

(3) 第9実施形態では、制御コマンド送信手段71は、サブ制御基板80に対して、遊技状態を示す情報、及び演出グループ番号を送信する。これにより、サブ制御基板80側で、メイン制御基板50側の遊技状態及び条件装置を判断して、遊技状態及び条件装置に応じた確率で演出パターンを選択する。しかし、これに限られるものではない。

たとえば、制御コマンド送信手段71は、サブ制御基板80に対して、内部抽せんで決定した当選番号を送信してもよく、内部抽せんで決定した当選番号に対応する条件装置を示す情報を送信してもよい。そして、サブ制御基板80側では、受信した当選番号や条件装置を示す情報に基づいて、メイン制御基板50側の条件装置を判断してもよい。

【0453】

また、たとえば、制御コマンド送信手段71は、サブ制御基板80に対して、内部抽せんで決定した条件装置を示す情報、及び入賞した役の情報を送信する。そして、サブ制御基板80側では、条件装置を示す情報及び入賞した役の情報に基づいて、メイン制御基板50側の遊技状態を判断するようにしてもよい。

10

さらにまた、たとえば、サブ制御基板80は、「BB」に当選したことを示す情報を受信したが、「BB」が入賞したことを示す情報を受信しないと、メイン制御基板50側の遊技状態がBB内部中であると判断することができる。

そして、サブ制御基板80側で判断したメイン制御基板50側の遊技状態と、メイン制御基板50から受信した演出グループ番号や当選番号や条件装置を示す情報とに基づいて、サブ制御基板80側で演出パターンを選択してもよい。

【0454】

20

(4) たとえば、制御コマンド送信手段71は、サブ制御基板80に対して、各役に対応する当選フラグのオン／オフを示す情報、及び入賞した役の情報を送信する。そして、サブ制御基板80側では、当選フラグのオン／オフを示す情報及び入賞した役の情報に基づいて、メイン制御基板50側の遊技状態及び条件装置を判断するようにしてもよい。

たとえば、「BB」の当選フラグがオンであることを示す情報を受信したが、「BB」が入賞したことを示す情報を受信しないと、メイン制御基板50側の遊技状態はBB内部中であると判断することができる。

【0455】

また、BB内部中は「BB」の抽選を行わないため、BB内部中に「BB」の当選フラグのみがオンであることを示す情報を受信したときは、メイン制御基板50側での内部抽せんで当選番号「0」（「非当選」）に決定したと判断することができる。

30

そして、サブ制御基板80側で判断したメイン制御基板50側の遊技状態と、同じくサブ制御基板80側で判断したメイン制御基板50側の条件装置とに基づいて、サブ制御基板80側で演出パターンを選択してもよい。

【0456】

(5) 第9実施形態では、「単独当選」とは、特別役以外の役にのみ当選し、特別役は同時には当選していないという意味で用いており、また、「重複当選」とは、特別役と特別役以外の他の役とが同時に当選しているという意味で用いている。

たとえば、BB内部中の「スイカ+制御役1」の当選は、複数種類の役に同時に当選しているという意味では、重複当選であるが、特別役以外の役にのみ当選し、特別役は同時には当選していないので、第9実施形態でいう意味では、単独当選となる。

40

【0457】

また、非内部中の「スイカ+制御役1+BB」の当選（重複当選）時と、BB内部中の「スイカ+制御役1」の当選（単独当選）時とは、メイン制御基板50側では、当選フラグのオン／オフの状態が同一になるため、同一の停止位置決定テーブルを用いてリール31の停止位置を決定するが、当選番号及び演出グループ番号が異なるため、サブ制御基板80側では、異なる演出決定テーブルを用いて出力する演出を決定する。

なお、「制御役」とは、当選フラグのオン／オフの状態を異ならせることにより、選択する停止位置決定テーブルを異ならせて、リール31の停止制御を異ならせるための役であり、入賞させるための役ではない。

50

【0458】

(6) 第9実施形態では、RB内部中及びBB内部中に当選番号「11」（「チェリー2」の単独当選）に決定されたときは有利区間抽せんを実行可能としたが、複数種類の特別役と重複当選する役の当選時には有利区間抽せんを実行しないようにしてもよい。

(7) 第1～第9実施形態、及び第1～第9実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【0459】

<第10実施形態>

第10実施形態は、管理情報表示LED74の表示の制御に関するものである。

メインCPU55は、電源投入に基づく所定のタイミング（たとえば、電源投入時、最初の割込み処理起動時、プログラム起動時等）から5秒間、設定変更状態（設定変更モード、設定変更中）、設定確認状態（設定確認モード、設定確認中）、RWM異常エラー状態において、管理情報表示LED74の全LEDを点灯状態とするよう制御する。

第2実施形態で説明したように、管理情報表示LED74は、4桁のLEDで構成されるため、全LEDが点灯すると、「8888」が表示される。これにより、管理情報表示LED74のLEDの不具合がないかを確認可能にすることができる。

【0460】

また、電源投入時に設定キースイッチがオンであるときは、設定値が変更可能となる設定変更状態に移行する。さらに、設定変更状態に移行すると、管理情報表示LED74の全LEDが点灯状態となる。

そして、電源投入に基づく所定のタイミングから5秒間とは、電源投入時に設定キースイッチがオンとなっていた場合に、電源投入から設定変更状態に移行するまでに要する時間より長い時間に設定している。

【0461】

ここで、たとえば、電源投入に基づく所定のタイミングからの管理情報表示LED74の全LEDの点灯期間を、電源投入から設定変更状態に移行するまでに要する時間より短い時間に設定したとする。この場合、まず、管理情報表示LED74の全LEDが点灯状態となり、その後、管理情報表示LED74に管理情報が一旦表示され、その後、管理情報表示LED74の全LEDが再度点灯状態となる。このため、管理者（ホールの店員）が遊技機に何らかの不具合があるのではないかと疑ってしまう可能性を有する。

【0462】

そこで、電源投入に基づく所定のタイミングからの管理情報表示LED74の全LEDの点灯期間を5秒間に設定している。

なお、電源投入に基づく所定のタイミングからの管理情報表示LED74の全LEDの点灯期間は5秒間に限らず、電源投入から設定変更状態に移行するまでに要する時間より長い時間であれば任意の時間に設定してもよい。

【0463】

以下さらに、管理情報表示LED74のテストパターン表示について説明する。

なお、第10実施形態では、管理情報表示LED74が有する4桁のLEDを、左側から順に「デジット6」、「デジット7」、「デジット8」、「デジット9」と称する。

また、管理情報表示LED74が有する4桁のLEDのうち、左側の2個のLED（デジット6及び7）を「識別セグ」と称し、右側の2個のLED（デジット8及び9）を「比率セグ」と称する。

【0464】

さらにまた、

デジット6：識別セグ上位桁

デジット7：識別セグ下位桁

デジット8：比率セグ上位桁

デジット9：比率セグ下位桁

と称する場合を有する。

さらに、第10実施形態において、管理情報表示LED74の各LED（デジット）は、いずれも、セグメントA～G及びセグメントDPからなる8セグメントLEDである。

【0465】

管理情報表示LED74のテストパターンの表示は、すべてのセグメント（セグメントA～G及びDP）が正しく点灯及び消灯するかを確認するために行うものである。したがって、テストパターンが表示されている期間（時間）中に、すべてのセグメントについて、点灯状態と消灯状態とを有するように設定される。

また、管理情報表示LED74にテストパターンを表示する場合には、以下のいずれかのタイミングで表示する。

- （1）電源投入に基づく所定のタイミングから5秒以内
- （2）設定変更開始処理から5秒以内
- （3）設定変更（モード）中
- （4）設定確認（モード）中
- （5）RWM異常エラー中

【0466】

テストパターンとしては、第1に、所定の表示を1秒ごとに切り替え、5秒間表示することが挙げられる。なお、1つの表示を維持する時間は1秒に限定されるものではなく、また、テストパターンの表示時間は、5秒間に限定されるものではない（5秒以外であればよい）。

そして、テストパターンの表示時間である5秒間の間に、すべてのLEDのすべてのセグメントが、点灯している状態と消灯している状態とを有するようにテストパターンを設定する。

また、テストパターンとして、第2に、すべてのLEDのすべてのセグメントを点滅させることが挙げられる。このように設定しても、1回の点滅（点灯及び消灯）で、すべてのLEDのすべてのセグメントを点灯状態と消灯状態とにすることができる。

【0467】

図29は、管理情報表示LED74のテストパターン表示の例1を示す図である。

なお、図29及び後述する図30のテストパターン表示では、点灯しているセグメントを実線で示し、消灯しているセグメントを点線で示す。また、セグメントDPは、点灯状態を黒丸で示し、消灯対応を白丸で示す。

また、以下の説明において、「・」は、セグメントDPが点灯状態であることを示し、「。」は、セグメントDPが消灯状態であることを示すものとする。

【0468】

図29に示す例1では、テストパターンの各LEDの表示は、2種類設けられている。

その一つは、「0・」と表示するパターンである。より詳しくは、セグメントA～F及びDPが点灯しており、かつ、セグメントGが消灯しているパターンである。

もう一つは、「-。」と表示するパターンである。より詳しくは、セグメントGが点灯し、セグメントA～F及びDPが消灯しているパターンである。

よって、「0・」と「-。」は、それぞれ、点灯及び消灯しているセグメントが逆の関係にある。

【0469】

また、図29（a）に示す状態では、識別セグ上位桁及び比率セグ上位桁において「0・」と表示し、識別セグ下位桁及び比率セグ下位桁において「-。」と表示している。

さらに、図29に示す例1では、図29（a）に示す表示状態を1秒間維持する。なお、1秒間のカウントは、割込み処理の回数で計測することが挙げられる。たとえば、図29（a）の表示を開始したときに、カウンタに「447（D）」をセットし、割込み処理ごとに「1」ずつ減算し、「0」になったときは、図29（a）の表示を終了することが挙げられる。これにより、「2・235×447=999・045ms」間、図29（a）の表示を維持することができる。

【0470】

図 29 (a) の約 1 秒間の表示を終了すると、次に、図 29 (b) の表示に移行する。また、図 29 (b) の表示は、図 29 (a) の表示に対し、「0。」を表示する LED と、「-。」を表示する LED とを入れ替えたものである。すなわち、図 29 (b) の表示は、図 29 (a) の表示とは逆に、識別セグ上位桁及び比率セグ上位桁において「-。」と表示し、識別セグ下位桁及び比率セグ下位桁において「0。」と表示している。さらに、図 29 (a) の場合と同様に、図 29 (b) に示す表示状態を、1 秒間 (447 割込み) 継続する。

【0471】

以上の図 29 (a) 及び図 29 (b) の表示内容を 1 秒ごとに切り替えて表示し、それを 5 秒間実行する。したがって、図 29 中、(c) 及び (e) は、(a) と同じ表示内容であり、また、(d) は、(b) と同じ表示内容である。

そして、テストパターンの表示 (5 秒間) を終了すると、通常の比率表示に移行する。

図 29 中、(f) は、「7。U。5。0。」と有利区間比率を表示した例を示している。

また、有利区間比率に代えて、役物比率を表示してもよい。

【0472】

以上のように、LED に「0。」及び「-。」を表示すると、すべてのセグメント (A～G 及び DP) について、点灯状態と消灯状態とを作り出すことができるので、セグメント不良 (点灯することができない、あるいは消灯することができない) を目視で容易に判断することができる。

また、比率を表示する場合において、識別セグ及び比率セグのいずれも、「0。-。」と表示したり、「-。0。」と表示したりする場合はない。したがって、テストパターンと、本来の比率表示とを混同するおそれはない。

【0473】

図 30 は、管理情報表示 LED 74 のテストパターン表示の例 2 を示す図である。

図 29 の例 1 では、1 秒ごとに表示内容を変え、5 秒間、テストパターンを表示した。このようなテストパターンは、上述したように、電源投入に基づく所定のタイミングから 5 秒以内や、設定変更開始処理から 5 秒以内に表示する場合に好適である。

これに対し、図 30 に示すテストパターン表示の例 2 は、設定変更中、設定確認中、又は RWM 異常エラー中のように、所定の終了条件を満たすまでテストパターンを表示するときに好適である。

なお、図 29 のテストパターン表示を、所定の終了条件を満たすまで表示する場合に用いてもよいのはもちろんである。

同様に、図 30 のテストパターン表示を、テストパターン表示の開始条件を満たしたときから所定期間内に表示する場合に用いてもよいのはもちろんである。

【0474】

図 30 の例 2 では、すべての LED のすべてのセグメントを点灯させた状態である「8。8。8。」と、すべての LED のすべてのセグメントを消灯させた状態である「*。*。*。」(「*」は、セグメント A～G が消灯であること示す。) とを、交互に繰り返すものである。換言すれば、「8。8。8。」を点滅表示するパターンである。図 30 の例 2 では、図 30 (a) に示す全セグメントの点灯状態を 0.3 秒間維持し、次に、図 30 (b) に示す全セグメントの消灯状態を 0.3 秒間維持する。そして、図 30 (a) に示す点灯状態と図 30 (b) に示す消灯状態とを繰り返すことにより、点滅状態とする。

【0475】

第 10 実施形態では、点滅間隔を 0.3 秒に設定している。たとえば、タイマの初期値として「134 (D)」を設定し、2.235 ms の割込み処理ごとにタイマ値を「1」ずつ減算し、タイマ値が「0」となったときは、点灯時間又は消灯時間が経過したと判断する。これにより、割込み回数「134」をカウントすることにより、「299.49」ms をカウントすることができる。

【0476】

図30のテストパターン表示の例2においても、「8.」と「*。」とにより、全セグメントについて、点灯状態と消灯状態とを作り出すことができる。よって、セグメント不良（点灯することができない、あるいは消灯することができない）を目視で容易に判断することができる。

また、比率を表示する場合において、識別セグ及び比率セグのいずれも、「8.8.」と表示することはない。たとえば、比率が88%に到達すると、いずれの比率であっても点滅表示となるが、その場合には、「8.8.」と表示され、セグメントDPは点灯しない。これに対し、「8.8.」の表示は、セグメントDPも点灯しているので、両者を混同することはない。

【0477】

なお、管理情報表示LED74に表示する各比率は、遊技終了時（全リール31が停止し、払出し処理が終了した後）に更新（算出）される。そして、その後の割込み処理において更新後の比率が表示される。ここで、比率の更新直前に電源断が発生し、電源断復帰後の5秒間、テストパターンを表示するときは、テストパターンを表示している5秒間の間に、比率の更新（算出）処理を実行する。そして、テストパターンの表示を終了し、比率表示を開始するときは、電源断からの復帰後に更新した比率が表示される。

【0478】

<第11実施形態>

図31（A）は、第11実施形態における表示基板75上の各種LEDを示す図であり、同図（B）は、第11実施形態における管理情報表示LED74を示す図である。また、同図（C）は、第11実施形態における設定値表示LED73を示す図である。

図31（A）に示すように、クレジット表示LED76は、デジット1a（上位桁）及びデジット2a（下位桁）から構成されている。また、獲得数表示LED78は、デジット3a（上位桁）及びデジット4a（下位桁）から構成されている。

ここで、「デジット」とは、表示部（ディスプレイ）を意味し、特に本実施形態では、セブンセグメントLED（いわゆる7セグ）から構成されている。

これらのデジット1a～4aは、いずれも、ドットセグメント（セグメントP）を備える7セグメントディスプレイである。特に、デジット4a（獲得数表示LED78の下位桁）のセグメントPは、有利区間表示LED77として機能する。

【0479】

デジット5aは、6つのドットLEDから構成されており、これら6つのドットLEDを総称して、状態表示LED79と称する。なお、図1では、クレジット数表示LED76及び獲得数表示LED78を図示しているが、状態表示LED79は図示していない。しかし、実際には、図31（A）に示すように、表示基板75上に、クレジット数表示LED76、獲得数表示LED78、及び状態表示LED79が搭載されている。

状態表示LED79において、1ベット表示LED79a～3ベット表示LED79cは、それぞれ、その時点でベットされているメダル枚数を表示するLEDである。1枚のメダルがベットされたときは1ベット表示LED79aのみが点灯する。2枚のメダルがベットされたときは、1ベット表示LED79a及び2ベット表示LED79bが点灯する。3枚のメダルがベットされたときは、1ベット表示LED79a、2ベット表示LED79b、及び3ベット表示LED79cのすべてが点灯するように構成されている。

【0480】

また、遊技開始表示LED79dは、メダルが投入され、スタートスイッチ41を操作可能な状態となったときに点灯するLEDである。したがって、メダルがベットされていない（又はリプレイの自動投入がされていない）状態では点灯しない。

投入表示LED79eは、メダルを投入可能な状態のときに点灯するLEDである。すなわち、遊技が終了し、次回遊技に移行するためのメダルが投入される前に点灯し、いわゆるベット待ち状態を示す。なお、リプレイが作動した後であってもクレジット数に応じてベット可能なときには点灯する。そして、ベット数が最大であるとき（それ以上のベットができないとき）は、投入表示LED79eは消灯する。

10

20

30

40

50

【0481】

リプレイ表示LED79fは、リプレイの入賞時に点灯するLEDであり、リプレイの入賞に基づく自動ベットが行われると、リプレイ表示LED79fが点灯し、自動ベット状態であることを遊技者に知らせる。

なお、図31(A)で図示していない状態表示LED79として、たとえば精算表示LED(精算処理中に点灯するLED)が挙げられるが、図31(A)では図示を省略する。

【0482】

また、図31(B)において、管理情報表示LED74は、図10、図29及び図30で図示したものと同一であり、4個のデジット1b~4bから構成されている。これらのデジット1b~4bは、上述のデジット1a~4aと同様に、ドットセグメント(セグメントP)を備える7セグメントディスプレイである。デジット1b~4bは、それぞれ、情報種別上位、情報種別下位、数値上位、数値下位を表示する。

また、デジット2b(情報種別下位)のセグメントPは、桁区切り表示LEDとして機能する。桁区切り表示LEDは、情報種別と数値との区切りを明確にするために用いられる。

【0483】

また、デジット1b~4bのセグメントPは、図29及び図30で示したように、テストパターンを表示するときに点灯可能となる。

さらにまた、図31(C)において、設定値表示LED73は、図10で図示したものと同一であり、設定変更中及び設定確認中に現設定値を表示するLEDであり、1個(1桁)のデジット5bから構成されている。

また、図10で示したように、管理情報表示LED74(デジット1b~4b)及び設定値表示LED73(デジット5b)は、メイン制御基板50上に搭載されている。

【0484】

図32は、本実施形態において、デジット1a~5a及びデジット1b~5bと、セグメントA~G及びPとの関係を示す図である。

7セグからなるデジットは、7個の棒状のセグメントA~Gと、1個のドット状のセグメントPとから構成された7セグである。なお、セグメントPを有さないセグメントA~GからなるLEDを「7セグ」と称し、セグメントPを含む8個のセグメントから構成されるLEDを「8セグ」と称する場合があるが、本明細書では、8個のセグメントから構成されるLEDも含めて「7セグ」と称している。

【0485】

図32に示すように、たとえばデジット1aのうち、セグメントA~Gは、クレジット数表示LED76の上位桁の7セグを構成するとともに、セグメントPは、未使用である。同様に、デジット2a及び3aの各セグメントA~Gは、それぞれ、クレジット数表示LEDの下位桁、及び獲得数表示LED78の上位桁の7セグを構成するとともに、セグメントDPは、未使用である。

また、デジット4aのセグメントA~Gは、獲得数表示LED78の下位桁の7セグを構成するとともに、セグメントPは、有利区間表示LED77を構成する。

【0486】

デジット5aは、状態表示LED79を構成するLEDである。図32に示すように、デジット5aのセグメントAが1ベット表示LED79aに対応し、セグメントBが2ベット表示LED79bに対応し、・・・、セグメントFがリプレイ表示LED79fに対応する。また、デジット5aのセグメントG及びPは設けられていない。

【0487】

デジット1b~4bは、管理情報表示LED74を構成し、セグメント1b及び2bは、管理情報のうち、情報種別を表示する。また、セグメント3b及び4bは、管理情報のうち、セグメント1b及び2bで表示した情報種別に対応する数値を表示する。デジット1b、3b、及び4bのセグメントPは、通常は消灯しているが、図29及び図30で示したように、テストパターンの表示時には点灯する。また、デジット2bのセグメントPは、情報種別を示すデジット1b及び2bと、数値を示すデジット3b及び4bとの境界を

10

20

30

40

50

明確にし、確認を容易にするための桁区切り表示LEDとして機能する。なお、桁区切り表示LEDは、上述したテストパターンの表示中は、他のデジットのセグメントPと同様に点灯及び消灯を繰り返してもよいが、ずっと点灯させてもよい。

【0488】

また、デジット5bのうち、セグメントA～Gは、設定値表示LED73の7セグを構成するとともに、セグメントPは、設定変更中に点灯するLEDとなる。すなわち、設定値表示LED73のうち、セグメントPが消灯しているときは設定確認中を示し、セグメントPが点灯しているときは、設定変更中を示している。なお、設定値表示LED73のセグメントPは、必ずしもこのような用い方に限定されるものではない。たとえば、設定値表示LED73のセグメントPは、設定変更中に設定値を確定させたときに点灯するセグメントとしてもよい。

10

【0489】

また、図32では、セグメントデータの構成を図示している。セグメントデータは、1バイトデータであり、D0ビットがセグメントAに対応し、D1ビットがセグメントBに対応し、・・・、D7ビットがセグメントPに対応している。

たとえば、デジット1aに「0」と表示する場合には、セグメントA～Fを点灯させ、セグメントG及びPは消灯させるので、そのセグメントデータは、「00111111(B)」となる。

【0490】

また、デジット4aに「1」と表示し、かつ、有利区間表示LED77を点灯させるときは、セグメントB、C、及びPを点灯させるので、そのセグメントデータは、「10000110(B)」となる。

20

さらにまた、遊技開始前に、3枚のメダルがベットされ、遊技開始可能であるときは、1ベット表示LED79a、2ベット表示LED79b、3ベット表示LED79c、及び遊技開始表示LED79dを点灯させるので、デジット5aのセグメントデータは、「00001111(B)」となる。

【0491】

図33は、第11実施形態における出力ポート52を示す図である。なお、出力ポートの種類は、図33に示すものに限られない。

第11実施形態の出力ポート52として、デジット信号を送信する出力ポートが1個（出力ポート2）と、セグメント信号を送信する出力ポートが2個（出力ポート3及び4）とが設けられている。

30

出力ポート3は、クレジット数表示LED76、獲得数表示LED78、及び状態表示LED79（デジット1a～5a）のセグメント信号を送信する出力ポートである。

また、出力ポート4は、管理情報表示LED74（デジット1b～4b）及び設定値表示LED73のセグメント信号を送信するための出力ポートである。

【0492】

出力ポート2には、D0～D4ビットに、それぞれデジット1～5信号が割り当てられている。ここで、デジット1信号は、デジット1a信号及びデジット1b信号の双方を含むものであり、デジット2～5信号についても同様である。したがって、たとえば出力ポート2のD0ビットから「1」の信号が出力されると、デジット1a（クレジット数表示LED76（上位桁））及びデジット1b（管理情報表示LED74（情報種別上位））の双方に駆動信号が供給される。

40

【0493】

また、出力ポート2において、D5～D7ビットは、未使用である。

出力ポート3は、デジット1a～5aのセグメントA～P信号用の出力ポートであり、D0～D7ビットにそれぞれセグメントA～P信号が割り当てられている。

同様に、出力ポート4は、デジット1b～5bのセグメントA～P信号用の出力ポートであり、D0～D7ビットにそれぞれセグメントA～P信号が割り当てられている。

さらにまた、出力ポート5からは、外部信号1～5、データストローブ信号、メダル投入

50

信号、メダル払出し信号が出力される。

【0494】

ここで、「外部信号」とは、外部集中端子板100を介してスロットマシン10の外部（ホールコンピュータ200や、ホールに設置されているデータカウンタ等）に出力するための信号である。具体的には、たとえば有利区間、AT、特定のRT、役物作動中であることを示す外部信号1～3、スロットマシン10で生じたエラーや電源断が発生したこと等を示す外部信号4、スロットマシン10のフロントドアの開放を示す外部信号5を設けている。

【0495】

また、データストローブ信号とは、サブ制御基板80に送信する信号である。サブ制御基板80は、データストローブ信号を受信すると、このデータストローブ信号の立ち上がりに基づいて、サブ制御データ信号をサブ制御基板80に設けられたバッファから取得するように制御する。

なお、図33で図示した出力ポート2～5以外の出力ポート（図示せず）からは、たとえばモータ32の信号、ブロッカ45の信号、ホッパーモータ36の駆動信号、条件装置信号（いわゆる当選番号）、サブ制御データ信号、試験信号等が出力される。

【0496】

図34（A）は、第11実施形態において、割込みと、LED表示カウンタ値と、デジット信号及びセグメント信号との関係を示す図である。また、同図（B）は、LED表示要求フラグを示す図である。

本実施形態では、メイン制御基板50の処理として、1遊技ごとに行うメイン処理（M_MAIN）（後述する図41）と、このメイン処理と並行して、2.235msごとに1回、割込み処理（I_INTR）（後述する図53）が実行される。

【0497】

LED表示カウンタは、1バイトデータであり、1割込みごとに更新され続けるカウンタである。LED表示カウンタは、デジット1（1a及び1b）～5（5a及び5b）のうち、どのデジットを点灯させるかを定めるためのカウンタである。LED表示カウンタの各ビットは、D0ビットがデジット1信号、D1ビットがデジット2信号、・・・、D4ビットがデジット5信号に割り当てられている。そして、一割込み処理では、LED表示カウンタで「1」となっているビットに対応するデジットを点灯させるように、デジット1（1a及び1b）～5（5a及び5b）のダイナミック点灯を行う。

【0498】

本実施形態のLED表示カウンタは、初期値としては、「00010000（B）」の値をとる。そして、LED表示カウンタは、割込み「1」→「2」→・・・と進むにしたがって（一割込みごとに）、LED表示カウンタ値のビット「1」を一桁右シフトするように更新する。また、図34中、割込み「5」の次の割込みでは、LED表示カウンタは、一桁右シフトにより「00000000（B）」となるが、当該割込み時に、LED表示カウンタの初期化処理を行い、LED表示カウンタを「00010000（B）」にする。これにより、割込み処理ごとに、LED表示カウンタは、「5」→「4」→・・・→「1」→「5」→「4」→・・・の値を繰り返す。すなわち、5割込みで1周期となる。

【0499】

以上より、LED表示カウンタ値は、

「N」割込み目：00010000（B）

「N+1」割込み目：00001000（B）

「N+2」割込み目：00000100（B）

「N+3」割込み目：00000010（B）

「N+4」割込み目：00000001（B）

「N+5」割込み目：00000000（B）→00010000（B）（初期化；「N」割込み目と同一値）

「N+6」割込み目：00001000（B）

：

となる。

【0500】

第11実施形態では、5割込みが1周期となって、デジット1a～5a及びデジット1b～5bを点灯させる。具体的には、図34（A）において、たとえば割込み「1」時、すなわちLED表示カウンタ値が「00010000（B）」であるときには、デジット5信号を出力する。デジット5信号の出力により、デジット5a及び5bが点灯可能となる。したがって、状態表示LED79と、設定値表示LED73とを点灯可能とする。次の割込み「2」時には、LED表示カウンタが「00001000（B）」となり、デジット4信号を出力し、獲得数表示LEDD78の下位桁と、管理情報表示LED74の数値下位桁とが点灯可能となる。

10

【0501】

また、図34（B）は、LED表示要求フラグのデータ構成を示す図である。LED表示要求フラグは、点灯が許可されているデジットを示すデータである。図34（B）に示すように、LED表示要求フラグは、D0ビット目がデジット1信号、D1ビット目がデジット2信号、・・・、D4ビット目がデジット5信号に対応する8ビットデータである。LED表示要求フラグの各ビットは、出力ポート2のビットと一致させている。

図34（B）に示すように、通常中はデジット1～5が点灯可能であり、設定変更中はデジット3～5が点灯可能であり、設定確認中は、デジット1～5が点灯可能である。なお、「通常中」とは、遊技待機中及び遊技中を指す。

20

【0502】

そして、割込み処理では、LED表示カウンタとLED表示要求フラグとをAND演算し、「1」となったビットに対応するデジットが、今回の割込み処理で点灯するデジットとなる。

たとえば、LED表示カウンタが「00010000（B）」であり、LED表示要求フラグが「00011111（B）（通常中）」であれば、両者をAND演算すると、「00010000（B）」となり、デジット5信号のみが「1」となる。ただし、通常中（遊技待機中及び遊技中）は、出力ポート3からセグメント信号を出力して状態表示LED79を点灯可能とするが、出力ポート4からはセグメント信号を出力せず、設定値表示LED73（デジット5b）を点灯させないように制御する。

30

【0503】

一方、設定変更中は、たとえばデジット5信号がオンとなる割込みタイミング（LED表示カウンタが「00010000（B）」）では、出力ポート4からセグメント信号を出力し、設定値表示LED73（デジット5b）を点灯可能とする。

また、設定変更中において、たとえばデジット3又は4信号がオンとなる割込みタイミング（LED表示カウンタが「00000100（B）」又は「00001000（B）」）では、それぞれデジット3信号（獲得数表示LED78の上位桁）及びデジット4信号（獲得数表示LED78の下位桁）を出力し、獲得数表示LED78に「88」（設定変更中であることを示す内容）を表示させる。

【0504】

さらにまた、LED表示カウンタが「00001000（B）」の割込みタイミング（図34中、割込み「2」）において、出力ポート3のセグメント信号を生成するときは、有利区間表示LEDフラグの値を参照することにより行う。そして、有利区間表示LEDフラグがオンであるときは、生成したセグメント信号と「10000000（B）」とをOR演算した値を、セグメント信号として出力ポート3から出力する。これにより、デジット4aのセグメントP（有利区間表示LED77）を点灯させることができる。

40

【0505】

図35は、RWM53に記憶されるデータのアドレス、ラベル名、バイト数、並びに名称及び内容を示す図である。

なお、図35に示すデータは、第11実施形態の説明で用いるためのものであり、RWM

50

53に記憶されるデータは、これらに限られるものではない。

【0506】

アドレス「F000(H)」は、設定値データ(_NB_RANK)の記憶領域である。設定値が「N」のときは、設定値データとして「N-1」が記憶される。本実施形態では、設定値「1」～「6」を有する。したがって、設定値データとして、「0(H)」～「5(H)」のいずれかの値が記憶される。

そして、設定値表示LED73には、設定値データに「1」を加算した「N」が設定値として表示される。

【0507】

アドレス「F010(H)」は、クレジット数データ(_NB_CREDIT)の記憶領域である。クレジット数データは、クレジット数表示LED76に表示するためのデータである。本実施形態では、クレジット数データとして、「0」～「50(D)」のいずれかの値が記憶される。

ここで、本実施形態では、クレジット数データとして、クレジット数を10進数に換算した値を記憶する。たとえば、表示すべきクレジット数が「29」であるとき、「29(H)」という値を記憶する。換言すると、アドレス「F010(H)」には、「00101001(B)」を記憶する。これにより、アドレス「F010(H)」のD0～D3の下位4ビットは、クレジット数の下位桁(本例では「9」)を表示するためのデータであり、D4～D7の上位4ビットは、クレジット数数の上位桁(本例では「2」)を表示するためのデータである。なお、本実施形態では、クレジット数の上限値は「50(D)」であるので、記憶されるデータ値は、「0」～「50」の範囲となる。

そして、本実施形態では、クレジット数データそのものを記憶するRWM53のアドレスは設けておらず、クレジット数表示LED76の表示データとしてクレジット数データを設けている。

【0508】

アドレス「F011(H)」は、獲得数データ(_NB_PAYOUT)の記憶領域である。獲得数データは、獲得数表示LED78に表示するためのデータである。獲得数データにおいて、上述したクレジット数データと同様に、D0～D3の下位4ビットは、下位桁を表示するためのデータであり、D4～D7の上位4ビットは、上位桁を表示するためのデータである。

本実施形態では、小役の入賞時には、入賞した小役に対応する払出し数を獲得数表示LED78に表示するため、獲得数データとして、入賞した小役に対応する払出し数データが記憶される。具体的には、小役が入賞してメダルが払い出されると、メダルの払出しに伴って獲得数データが加算されていき、獲得数表示LED78の表示が更新される。たとえば、獲得数データとして「1(H)」が記憶されているときは、獲得数表示LED78に「01」と表示される。

【0509】

ここで、後述するアドレス「F040(H)」の払出し数データ(_NB_PAY_MEDAL)には、たとえば8枚役が入賞したときに「8(H)」が記憶され、払出し数データは、メダル払出し時(クレジットへの加算を含む)に、「8」→「7」→・・・→「0」のように、払出し数に応じて「1」ずつデクリメントされる。

これに対し、アドレス「F011(H)」に記憶される獲得数データは、たとえば8枚役が入賞したときに、「0」→「1」→「2」→・・・→「8」のように、メダルが1枚払い出されるごとに「1」ずつ加算される。したがって、獲得数表示LED78の表示も、「0」→「1」→「2」→・・・→「8」のようにカウントアップする。

【0510】

また、本実施形態では、設定変更中には、獲得数表示LED78に「88」と表示する。このため、設定変更中には、獲得数データとして、「88」と表示するための設定変更中表示データが記憶される。獲得数表示LED78に「88」と表示することにより、設定変更中であることを遊技機の前面側から識別可能にするためである。さらに、「88」と

10

20

30

40

50

全セグメントを点灯させることにより、セグメント不良がないこと（点灯できないセグメントを有さないこと）を確認可能となる。なお、メダルの払出し数の上限値は、15枚であるので、獲得数表示LED78に「88」と表示されたときは、払出し数の表示ではないことを理解することができる。

【0511】

さらにまた、後述する第12実施形態において、規定数（今回遊技でベットすべきメダル数）を指示する条件を満たしたときは、遊技開始前（ベットが可能となる前、又はスタートスイッチ41が操作される前）に、獲得数表示LED78に規定数を指示（表示、報知）する。本実施形態では、規定数「2」を指示するために、獲得数表示LED78に「0A」と表示する。したがって、規定数を指示する場合には、獲得数データとして、「0A」と表示するための指示規定数表示データが記憶される。詳細は後述するが、「0A」と表示するための指示規定数表示データは、「0B（H）」である。

10

【0512】

さらに、AT中の押し順ベル等の当選時には、獲得数表示LED78に押し順指示情報を表示する。後述する図58で示す当選番号「3」～「8」に対応する押し順指示情報は、それぞれ「＝1」～「＝6」である。したがって、獲得数表示LED78に押し順指示情報を表示するときは、獲得数データとして、押し順指示番号が記憶される。詳細は後述するが、押し順指示情報「＝1」～「＝6」に対応する押し順指示番号は、それぞれ、「A1（H）」～「A6（H）」である。たとえば、当選番号「3」に当選した遊技において、押し順指示情報を表示するときは、獲得数データとして、押し順指示番号「A1（H）」が記憶される。これにより、押し順指示番号「A1（H）」に対応する押し順指示情報「＝1」が獲得数表示LED78に表示される。

20

【0513】

また、所定のエラーが発生したときは、獲得数表示LED78にエラー番号を表示する。このため、所定のエラーが発生したときは、獲得数データとして、エラー番号を表示するためのエラー番号表示データが記憶される。たとえば表示するエラー番号が「HP」であるときは、「HP」と表示するためのエラー番号表示データが獲得数データとして記憶される。

【0514】

アドレス「F030（H）」は、作動状態フラグ（_FL_ACTION）の記憶領域である。作動状態フラグ（_FL_ACTION）は、リプレイ及び役物の作動の有無を判別するためのフラグである。たとえば、1BBの作動時は、作動状態フラグのD2ビットが「1」にされる。この作動状態フラグは、後述する遊技開始セット処理で更新される（図42中、ステップS317）。たとえば図42のステップS313において、後述する図柄組合せ表示フラグのD0ビットを読み込み、D0ビットが「1」であると判断したときは、リプレイに対応する図柄組合せが停止表示したと判断し、作動状態フラグのD0ビットを「1」にする。リプレイの作動状態フラグ（D0ビット）については、後述する図50（遊技終了チェック処理）のステップS413でクリアされる。

30

また、役物の作動状態フラグも、遊技終了チェック処理でクリアされる（図50では図示せず）。

40

【0515】

アドレス「F031（H）」は、図柄組合せ表示フラグ（_FL_WIN）の記憶領域である。図柄組合せフラグは、停止表示した図柄組合せを判断するためのフラグであり、本実施形態では、D0ビットにリプレイ、D2ビットに1BBが割り当てられている。したがって、作動状態フラグで割り当てたリプレイ及び1BBのビットと同一ビットに、それぞれ図柄組合せ表示フラグのリプレイ及び1BBのビットが割り当てられている。

図41のメイン処理中、ステップS291では、入賞判定手段66により、役に対応する図柄組合せが停止表示したか否かを判断する。そして、停止表示した図柄組合せに応じて、図柄組合せ表示フラグを更新する。たとえばリプレイの図柄組合せが停止表示したと判断したときは、図柄組合せフラグのD0ビットを「1」にする。

50

図柄組合せ表示フラグは、次回遊技の開始時、具体的には図 4 1 のメイン処理中、ステップ S 2 7 9（スタートスイッチ受付け処理）においてクリアされる。

【0516】

アドレス「F 0 4 0（H）」は、払出し数データ（_NB_PAY_MEDAL）の記憶領域である。払出し数データは、当該遊技で小役が入賞し、払出し数が決定されたとき（図 4 0 のステップ S 2 9 3）に、その払出し数に対応する値を示すデータとなる。小役が入賞したときは、入賞した小役に対応する払出し数データが記憶され、メダル払出し処理が実行されることとなる。ここで、メダル 1 枚払出し（クレジット数への「1」加算、又は実際のメダルの（ホッパー 3 5 からの）1 枚払出し）ごとに、払出し数データは「1」ずつ減算される。すなわち、払出し処理を実行する回数としての役割を有している。これにより、メダル払出し処理が終了したときは、払出し数データは、「0」となる。

10

【0517】

アドレス「F 0 4 1（H）」は、払出し数データバッファ（_BF_PAY_MEDAL）の記憶領域である。払出し枚数データバッファは、払出し数データと同様に、当該遊技で小役が入賞し、払出し数が決定されたときに、払出し数に対応する値を示すデータとなる。ここで、払出し数データバッファは、払出し数データと異なり、メダル 1 枚払出し処理ごとに減算されず、最初に記憶された値が維持される。そして、その値は、次回遊技のメダル払出し枚数更新処理（図 4 1 のステップ S 2 9 3）まで維持される。たとえば、当該遊技で 8 枚払出しの小役が入賞したときは、払出し数データバッファとして「8（H）」が記憶され、次回遊技において、役が入賞しなかったときは、払出し数データバッファとして「0」が上書きされる。

20

【0518】

アドレス「F 0 4 2（H）」のは、自動ベット数データ（_NB_REP_MEDAL）の記憶領域である。自動ベット数データは、リプレイ入賞時に自動ベットされるメダル枚数を示すものであり、本実施形態では「2」又は「3」が記憶される。自動ベット数データは、図 4 2 の遊技開始セット処理中、ステップ S 3 2 5 でセットされる。

アドレス「F 0 4 3（H）」は、ベット数データ（_NB_PLAY_MEDAL）の記憶領域である。ベット数データは、今回遊技でのベット数を示し、本実施形態では、「0」～「3」のいずれかが記憶される。ベット数データは、図 4 1 のメイン処理中、ステップ S 2 7 6 におけるメダル管理処理（投入されたメダルを検知し、ベット処理やクレジット加算処理を行う）で行われる。

30

【0519】

アドレス「F 0 5 1（H）」は、LED 表示カウンタ（_CT_LED_DSP）の記憶領域である。LED 表示カウンタは、図 3 4（A）で示したものであり、上述したように、割込み処理が行われるごとに更新されていく。

アドレス「F 0 5 2（H）」は、LED 表示要求フラグ（_FL_LED_DSP）の記憶領域である。LED 表示要求フラグは、図 3 4（B）で示したものであり、通常中、設定変更中、又は設定確認中に応じた値をとる。

【0520】

アドレス「F 0 6 1（H）」は、有利区間種別フラグ（_NB_ADV_KND）の記憶領域である。有利区間種別フラグは、現在の遊技区間が、通常区間、又は有利区間のいずれであるかを示すフラグである。

40

有利区間種別フラグは、通常区間であるときは「0 0 0 0 0 0 0 0（B）」を記憶し、通常区間から有利区間に移行するときは、D 0 ビットが「1」になる。

なお、どのようなタイミングで有利区間種別フラグが更新されるかについては、後述する。

【0521】

アドレス「F 0 6 2（H）」は、有利区間表示 LED フラグ（_FL_ADV_LED）の記憶領域である。有利区間表示 LED フラグは、有利区間表示 LED 7 7 の点灯の有無を示すフラグである。有利区間表示 LED 7 7 の消灯時は有利区間表示 LED フラグが「0」とな

50

り、有利区間表示 L E D 7 7 の点灯時は有利区間表示 L E D フラグが「1」となる。
なお、有利区間表示 L E D 7 7 は、有利区間に移行した後は、いつ点灯させてもよい（たとえば有利区間への移行と同時に有利区間表示 L E D 7 7 を点灯させてもよい）。

【0522】

一方、有利区間に移行した後も、有利区間表示 L E D 7 7 を点灯させなくてもよい。
具体的には、第1に、有利区間への移行時には有利区間表示 L E D 7 7 を点灯させないが、その後（有利区間中）に点灯させる場合がある。

また第2に、有利区間への移行時には有利区間表示 L E D 7 7 を点灯させず、有利区間表示 L E D 7 7 を点灯させる条件を満たす前に有利区間の終了条件を満たしたときは、有利区間表示 L E D 7 7 を一度も点灯させないまま有利区間を終了してもよい。

10

【0523】

さらにまた、本実施形態では、有利区間であり、かつ、区間 S i m 出玉率が「1」を超える遊技状態において、指示機能を作動させるとき（正解押し順を報知するとき）は、有利区間表示 L E D 7 7 を点灯させる。

さらに、有利区間表示 L E D 7 7 を一旦点灯させた後は、有利区間中はその点灯を維持する。

また、有利区間の最終遊技における遊技終了チェック処理時に、有利区間表示 L E D 7 7 を消灯するための処理を実行する。具体的には、有利区間の終了条件を満たしたときは、有利区間表示 L E D フラグ記憶領域の初期化处理（有利区間表示 L E D フラグのクリア処理）を実行する。これにより、その後の割込み処理において有利区間表示 L E D 7 7 が消灯する。

20

【0524】

さらにまた、指示機能を作動させる遊技で有利区間表示 L E D 7 7 を点灯させる場合の点灯タイミングは、たとえば、スタートスイッチ41の操作時（より具体的には、リール31の回転を開始した後、リール31の回転が定速状態に到達するまで）である。

ただし、これに限られるものではなく、他の点灯タイミングとしては、たとえば、

- 1) スタートスイッチ41が操作される前
- 2) スタートスイッチ41の操作後、全リール31が定速状態となり、ストップスイッチ42の操作受け付けが可能となったとき、
- 3) 少なくとも1つのリール31が停止し、他の少なくとも1つのリール31が回転中のとき、
- 4) 全リール31の停止時、
- 5) 全リール31が停止した後（当該遊技が終了し）、次回遊技の開始前に精算スイッチ43が操作可能となる前

30

が挙げられる。

【0525】

ただし、指示機能を作動させる遊技で有利区間表示 L E D 7 7 を点灯させる場合には、当該遊技での当選役が決定されている必要があるので、スタートスイッチ41の操作前（役抽選前）は除かれる。

指示機能を作動させる遊技で有利区間表示 L E D 7 7 を点灯させる場合には、スタートスイッチ41が操作され、役の抽選が実行された後になるので、リール31の回転を開始した後、リール31の回転が定速状態に到達するまでに有利区間表示 L E D 7 7 を点灯させるタイミングが、最短のタイミングとなる。

40

【0526】

アドレス「F063(H)」は、有利区間クリアカウンタ（_CT_ADV_CLR）の記憶領域である。有利区間クリアカウンタは、有利区間中の遊技回数をカウントするためのデクリメントカウンタである。有利区間クリアカウンタは、通常区間中は、「0」となっており、有利区間に移行するときに、初期値として「1500(D)」がセットされる。また、有利区間クリアカウンタは、有利区間中はもちろん、通常区間中においても、1遊技あたり「1」減算されるように設定されている。ただし、最小値は「0」である。このため、

50

通常区間において、（減算前の）有利区間クリアカウンタが「0」であるとき、「1」を減算しても、減算後の値が「0」となるカウンタを用いている。したがって、通常区間中は、1遊技ごとに、「1」減算されるものの、「0」が維持される。換言すると、有利区間クリアカウンタに「0」が記憶されているときは、通常区間（非有利区間）である。

【0527】

また、有利区間に移行すると、有利区間クリアカウンタは、初期値として「1500（D）」がセットされるので、その次回遊技では、有利区間クリアカウンタは「1499（D）」となる。

なお、有利区間クリアカウンタは、最大で初期値「1500（D）」を記憶するので、2バイトから構成されている。換言すると、有利区間クリアカウンタに「0」以外の値が記憶されているときは、有利区間である。

【0528】

アドレス「F065（H）」は、差数カウンタ（_SC_24HGAME）の記憶領域である。差数カウンタは、有利区間中における差枚数の累積値に対応する値を記憶するカウンタであり、「MYカウンタ」とも称される。

差数カウンタは、単に、差枚数の累積値そのものを記憶するのではなく、差枚数の累積値に「対応する値」を記憶する。たとえば、差枚数がマイナスに相当する値となったときは、その値を「0（H）」に補正する。したがって、「差枚数の累積値≠差数カウンタ値」である。

差数カウンタは、有利区間中の差枚数の累積値に対応する値が「2400（D）」を超えたか否かを判断するためのインクリメントカウンタである。このため、差数カウンタは、2バイトの記憶領域から構成される。

【0529】

差数カウンタは、少なくとも有利区間中の差枚数の累積値をカウントすれば足り、非有利区間（通常区間）中のカウントはしなくてもよい。

ここで、有利区間であることを条件に差数カウンタ値を更新するときは、毎遊技、当該遊技が有利区間であるか否かを判断する処理が必要となる。このため、本実施形態では、非有利区間（通常区間）中も含めて差数カウンタ値の更新を実行する。このようにすれば、毎遊技、当該遊技が有利区間であるか否かを判断することなく差数カウンタ値を更新できるので、処理を簡素化することができる。

【0530】

さらに、今回遊技で差枚数がマイナスとなり、差枚数の累積値に対応する値が繰り下がりデータとなったときでも、差数カウンタ値を更新する。ただし、その演算の結果、差数カウンタが繰り下がりデータであるときは、差数カウンタ値を「0」にする補正を行う。

【0531】

具体例を挙げると（1遊技目開始時の差数カウンタ値を「0（H）」とする）、

1遊技目：ベット数「3」、払出し数「0」のとき、演算後の差数カウンタは「FFFD（H）」、補正後の差数カウンタ「0（H）」

2遊技目：ベット数「3」、払出し数「9」、演算後の差数カウンタ「0006（H）」（補正なし）

3遊技目：ベット数「3」、払出し数「0」、演算後の差数カウンタ「0003（H）」（補正なし）

4遊技目：ベット数「3」、払出し数「1」、演算後の差数カウンタ「0001（H）」（補正なし）

5遊技目：ベット数「3」、払出し数「0」、演算後の差数カウンタ「FFFE（H）」、補正後の差数カウンタ「0（H）」

のように更新される。

なお、前回遊技の差数カウンタが「0（H）」であり、今回遊技の差数カウンタが「0（H）」であっても、当該遊技の差数を反映した差数カウンタ値を改めて算出した結果であるので、このような場合も差数カウンタの「更新」に相当する。

10

20

30

40

50

【0532】

以上のように、演算後の差数カウンタ値が桁下がりを生じた値であるときは、差数カウンタ値を「0」に補正する（初期値「0」をセットする）。なお、桁下がりが生じたか否かの判断方法については後述する。

このような差数カウンタ値の更新により、たとえばベット数に対して払出し数が多いとき、すなわち差枚数の増加中であるときは、差数カウンタ値は遊技の進行とともにその値が増加する。これに対し、払出し数がベット数を下回るとき、たとえば通常区間中の遊技では、差数カウンタ値は、小役の入賞に基づく払出しがあったときはその払出し数だけ増えるものの、その後、払出し数がベット数を下回れば、やがて「0」となる。

【0533】

図36は、差数カウンタ値の概念を説明する図（スランプグラフ）であり、（a）は例1を示し、（b）は例2を示す。図36中、横軸は遊技回数であり、縦軸は差数である。

例1では、最初に、遊技の進行とともに差数がマイナス方向に進んだが、途中から、たとえばATが開始されたことに伴い、差数が上昇に転じた例を示している。そして、差数カウンタは、遊技の進行過程において差数が最低値となった時点を「0」としてカウントされるので、図中、矢印で示す範囲が差数の増加量として差数カウンタによってカウントされる。上述したように、本実施形態では、差数カウンタ値が「2400（D）」を超えたときに有利区間を終了する（次回遊技は、通常区間の遊技となるように制御する）。

【0534】

なお、差数カウンタが「2400（D）」を超えたときに有利区間の終了条件を満たすので、たとえば今回遊技の終了時に差数カウンタがちょうど「2400（D）」であるときは、今回遊技では、有利区間の終了条件を満たさない。

そして、次回遊技において、遊技機での最大の差枚数を獲得すると仮定すると、ベット数「1」、払出し数「15」の場合であるので、当該次回遊技での差枚数は「+14」となり、当該次回遊技終了時における差数カウンタ値は「2414（D）」となる。差数カウンタが「2414（D）」であるときは、有利区間の終了条件を満たすと判断される。したがって、差数カウンタの取り得る最大値は、「2414（D）」である。

【0535】

なお、差数カウンタが「2400（D）」を超えたか否かの判断は、RWM53に記憶された差数カウンタ値を読み込んで判断することのみに限らず、更新等のためにレジスタに一時記憶している差数カウンタ値を判断することも含まれる（以下同じ）。

また、レジスタに一時記憶している差数カウンタ値に基づいて「2400（D）」を超えたか否かの判断をした場合において、「2400（D）」を超えていないと判断したときは、レジスタの差数カウンタ値をRWM53に記憶（保存）する。これに対し、「2400（D）」を超えていると判断したときは、その差数カウンタ値をRWM53に記憶せず、かつ、RWM53に記憶された差数カウンタ値をクリアするように制御することも可能である。

【0536】

また、例2は、例1と同様に、遊技の進行とともに差数がマイナス方向に進んだが、途中から、たとえばATが開始されたことに伴い、差数が上昇に転じた例を示している。例2では、差数カウンタが「2400（D）」を超えたときも、差数の累積値はプラスとなっていないが、このような場合であっても有利区間を終了することとなる。すなわち、それまでの遊技の進行に伴う差数の累積値とは無関係に、差数が最低値となった時点から数えて、差数カウンタ値が「2400（D）」を超えれば、有利区間を終了する（次回遊技は、通常区間の遊技となるように制御する）。

【0537】

なお、通常区間中に差数カウンタを更新する場合、通常区間中であっても差数カウンタが「2400（D）」を超える可能性がある。たとえば特別役に何度も当選し、特別遊技を繰り返した場合にはそのようなことが生じ得る。このような場合には、

1）有利区間を開始するまで、そのまま差数カウンタ値を更新する方法と、

10

20

30

40

50

2) 「2400(D)」を超えたときは、その時点で、一旦、差数カウンタ値を「0」にリセットする方法と
が挙げられる。

たとえば有利区間中に差数カウンタが「2400(D)」を超えたときは、有利区間の終了に基づいて差数カウンタをクリアするようにしたとき、その処理が、有利区間中であるか否かにかかわらず実行される処理であれば、通常区間中に差数カウンタが「2400(D)」を超えたときであってもクリアされる。

【0538】

これに対し、差数カウンタをクリアする処理が、有利区間中特有の処理であれば、通常区間中に差数カウンタが「2400(D)」を超えても差数カウンタはクリアされない。

なお、有利区間を開始するとき(有利区間の1遊技目)は、差数カウンタをクリアする(初期値「0」をセットする。後述する図45のステップS354。)。したがって、有利区間の開始前の差数カウンタがいくつであっても問題はない。

そして、

1) 有利区間中に差数カウンタが「2400(D)」を超えたとき、

2) 有利区間の遊技回数が1500遊技に到達したとき、

は、有利区間の終了条件を満たす。

有利区間の終了条件を満たすときは、差数カウンタをクリア(初期化)する。有利区間の終了時に差数カウンタをクリアするのは、有利区間を終了して通常区間に移行するときに、有利区間に関するデータ(値)を通常区間に持ち越さないようにするためである。差数カウンタのクリアは、後述する図51中、ステップS435で実行される。

【0539】

図37は、差数カウンタ値と有利区間との関係を示す図(スランプフラグ)であり、(a)は例1を示し、(b)は例2を示す。

例1において、通常区間では、遊技の進行とともに差数が減少し、有利区間を開始した時点(図中、「A」)から、図中、「B」に進むまでは、差数がさらに減少した例を示している。なお、有利区間の開始と同時にATを開始せず、有利区間の最初はCZや前兆、AT準備中(たとえば、RT状態が低確率状態のとき、RT状態を低確率状態から高確率状態へ移行するためのリプレイの当選を待っている途中)から開始するような仕様の場合には、有利区間を開始した後も差数が減少する場合がある。また、ATを開始した場合であっても、押し順ベルに中々当選しない状況が続いた場合には、差数が減少する場合がある。

【0540】

差数カウンタ値は、有利区間の開始時に初期化されるので、図中、「A」の時点で「0」となっている。また、上述したように、差数が減少している状況下では、差数カウンタ値は「0」を維持する。したがって、図中、「A」の地点から「B」の地点までは、差数カウンタ値は、「0」のままである。

また、「B」地点から、差数は増加に転じた例を示している。これにより、差数カウンタ値も増加する。そして、差数カウンタ値が「2400(D)」を超えたと判断したとき(図中、「C」地点に到達したとき)は、有利区間の終了条件を満たすと判断し、有利区間を終了する(通常区間に移行する)。

【0541】

このように、有利区間の開始からの差数ではなく、有利区間の開始後、差数が最低値となった時点(「B」)から差数カウンタによるプラスのカウントを開始するので、最も出玉が多くなった範囲(図37(a)中、「B」から「C」までの範囲)を超えて遊技者にメダルを付与することがなくなる。これにより、遊技者の射幸心をあおらないようにすることができる。

【0542】

上記の点について、数値を例に挙げてより具体的に説明する。

たとえば有利区間を開始した後、抽選でATが開始されるような仕様である場合、有利区間かつ非ATであるときは、遊技の進行とともに差数が減少する場合がある。

たとえば遊技者 X が有利区間に当選し、有利区間が開始されたが、A T が開始されず、差数が「- 200 枚」となったところで遊技を中止したとする。

【0543】

次に遊技者 Y がその遊技機で遊技を開始したところ、さらに差数が「- 50 枚」となった時点で A T に当選し、A T が開始されたとする。そして、有利区間を開始した後、差数が「+ 2400 枚」を超えるまで有利区間（A T）を継続したとき、遊技者 Y は、「2400 + 250 = 2650 枚」のメダルを獲得できてしまうこととなる。

よって、上記のように、有利区間を開始した後、「差数が最低値となった時点から「+ 2400 枚」を超えるまで」と終了条件を設定することで、たとえば他の遊技者ののはまり分も含めて獲得できてしまうことを防止し、射幸心をあおらないようにしている。

【0544】

図 37 の（b）に示す例 2 では、通常区間において差数が減少し、途中の「D」地点からプラスに転じ、さらに、「E」地点から有利区間を開始した例を示している。このような場合において、上述したように、通常区間も含めて差数カウンタ値を更新しているときは、図中、「E」の時点では差数カウンタ値がプラスとなっている。しかし、有利区間の開始時（図中、「E」）に差数カウンタ値が初期化される（クリア、すなわち「0」に更新される）。

したがって、有利区間前の増加分（「D」から「E」までの増加分）は、差数カウンタによりカウントされない。よって、「E」地点から差数カウンタがプラスカウントされ続け、「2400（D）」を超えたときに有利区間を終了する。

【0545】

説明を図 35 に戻す。

アドレス「F067（H）」は、A T フラグ（_FL_AT_KND）の記憶領域である。A T フラグは、A T 中であるか否かを判別するためのフラグであり、非 A T 中は「0」にされ、A T 中は「1」にされる。A T フラグが「1」にされるタイミングは、A T 抽選に当選したときであり、後述する図 46 のステップ S364 で実行される。また、A T フラグがオフにされるのは、A T の最終遊技における遊技終了時であり、たとえば後述する遊技終了チェック処理（図 50 のステップ S415）で実行される。また、なお、有利区間終了時にクリア（初期化）されるデータには、A T フラグが含まれる。

【0546】

アドレス「F068（H）」は、A T 遊技回数カウンタ（_CT_ART）の記憶領域である。A T 遊技回数カウンタは、A T（A R T を含む）中の遊技回数をカウントするデクリメントカウンタである。A T 遊技回数カウンタは、有利区間クリアカウンタと異なり、「0」となったときは、それ以降のカウント（減算）は中止する。

A T 中に A T 遊技回数カウンタを更新（減算）するのは、メイン処理中、スタートスイッチ 41 が操作された後（後述する図 41 のステップ S281）である。

【0547】

また、本実施形態では、A T 遊技回数の初期値として、「255（D）」を超える場合があるため、A T 遊技回数カウンタは 2 バイトカウンタから構成される。A T 遊技回数が最大で「255（D）」以下であるときは、A T 遊技回数カウンタを 1 バイトカウンタから構成してもよい。

A T を開始するとき（あるいは、A T 準備中に移行したとき）は、A T 遊技回数カウンタに初期値がセットされる。初期値は、一定値であってもよく、A T 当選時に抽選等によって決定してもよい。また、初期値を決定した後は、A T 遊技回数はその後に変更されることなく「0」まで更新されるものであってもよい。あるいは、A T 中に所定条件を満たしたときは A T 遊技回数を上乗せするようにし、上乗せ抽選で当選したとき等は、A T 遊技回数を増加してもよい。この場合、その増加分を、A T 遊技回数カウンタに加算する。

この A T 遊技回数カウンタも、有利区間の終了時にクリアされるデータに含まれる。

【0548】

なお、本実施形態では、ゲーム数管理型 A T を例示しているため、A T 遊技回数カウンタ

10

20

30

40

50

を設けている。したがって、差枚数管理型 A T の場合には、A T 遊技回数カウンタに代えて、A T 差枚数カウンタを設ける。そして、A T 開始時に、獲得可能な差枚数の初期値を設定する。また、上乗せに当選したときは、上乗せ差枚数を加算する。そして、払出しがあるごとに当該遊技の差枚数を減算し、A T 差枚数カウンタが「0」となったときは、A T を終了する。

【0549】

続いて、フローチャートを用いて遊技中の各処理について説明する。

図38は、メイン制御基板50によるプログラム開始処理(M_PRG_START)を示すフローチャートである。電源が投入されたときは、図38のプログラム開始処理から実行する。

図38において、ステップS201でプログラムが開始されると、次のステップS202において、メイン制御基板50は、レジスタを初期化する。具体的処理としては、たとえば、メインCPU55に設けられているシリアル通信回路の通信速度の設定、割込みの種類の設定(たとえば、マスカブル割込みに設定すること等)、送信する制御コマンドに付与するパリティビットの設定(たとえば、偶数パリティに設定すること等)が挙げられる。いいかえれば、スロットマシン10を正常に動作させるために必要な初期値を各種レジスタに設定する。

【0550】

次にステップS203に進み、メイン制御基板50は、電源断処理済フラグが正常値であるか否かを判断する。本実施形態では、電源断時に、電源断処理済フラグを記憶する(後述する図54のステップS484)。この電源断処理済フラグは、電源オン時に、前回の電源断が正常に行われたか否かを判断するためのフラグである。そして、電源断処理済フラグが正常値であると判断したときは、ステップS204に進み、正常値でないと判断したときはステップS206に進む。

【0551】

ステップS204では、RWM53のチェックサムの算出を実行する。具体的には、電源断処理時に実行したRWM53のチェックサムと同範囲(たとえば、プログラムで使用する作業領域、未使用領域、スタック領域)のチェックサム算出を実行する。

ステップS205では、チェックサムを算出するRWM53の範囲が完了したか否かを判定する。具体的には、現時点でのチェックサムを算出したRWM53のアドレスから次のアドレスを指定し、次のアドレスがチェックサムを算出するアドレスであるか否かを判断する。チェックサムの算出が終了していないと判断したときはステップS204に戻って処理を継続する。一方、チェックサムを算出するRWM53の範囲が完了したと判断したときはステップS206に進む。

【0552】

また、以降の処理においてもRWM53の複数範囲(アドレス)に記憶されたデータを初期化する場合には、本実施形態では指定されたRWM53の範囲で同様の処理を実行するものとする。

なお、ステップS203において電源断処理済フラグが正常値でないと判断されたときは、RWM53のチェックサム算出を実行せずに、電源断復帰データとして異常値をセットする。

【0553】

ステップS206では、メイン制御基板50は、電源断復帰データを所定のレジスタ(たとえば、Bレジスタ)に記憶する。ここで、電源断処理済フラグが正常値であり、かつRWM53のチェックサム算出(全範囲)が正常終了したと判断したときは、電源断復帰データとして正常値を記憶する。一方、電源断処理済フラグが異常値であったとき(ステップS203で「No」のとき)、又はステップS204におけるRWM53のチェックサム算出(全範囲)時に異常があったと判断したときは、電源断復帰データとして異常値を記憶する。

【0554】

10

20

30

40

50

次のステップ S 2 0 7 では、所定の入力ポート 5 1 のレベルデータを所定のレジスタ（たとえば、A レジスタ）に記憶する。次にステップ S 2 0 8 に進み、前記所定の入力ポート 5 1 のレベルデータに基づいて、指定スイッチがオンであるか否かを判断する。ここで「指定スイッチ」とは、本実施形態では、前記所定の入力ポート 5 1 のうち、ドアスイッチ（フロントドア 1 2（筐体）が開けられたときにオンになるスイッチ）の信号、設定ドアスイッチ（設定キースwitchに設けられたドア。なお、設定ドアはなくてもよい。）の信号、設定キースwitch（設定キーが挿入され、所定方向に回転されることによりオンとなるスイッチ）の信号の 3 つである。

【0555】

そして、ドアスイッチの信号がオンであり（フロントドア 1 2 が開けられており）、設定ドアスイッチの信号がオンであり（設定ドアが開けられており）、かつ、設定キースwitchの信号がオンであるときに限り、設定変更を許可する。3 個すべての指定スイッチがオンであるときは、ステップ S 2 1 2 の設定変更処理に移行可能となるが、少なくとも 1 つの指定スイッチがオンでないときは、ステップ S 2 1 2 の設定変更処理に移行することを許可しない。

つまり、ドアスイッチの信号がオフのときや（フロントドア 1 2 が閉じられている）、設定ドアスイッチの信号がオフのとき（設定ドアが閉じられている）にもかかわらず、設定キースwitchの信号がオンになることはあり得ず、不正の可能性が高いことから、設定変更処理への移行を許可しない。

【0556】

したがって、ステップ S 2 0 8 で全指定スイッチがオンであると判断したときはステップ S 2 0 9 に進み、オンでないと判断したときはステップ S 2 1 1 に進む。

ステップ S 2 0 9 では、メイン制御基板 5 0 は、電源断復帰データが異常であるか否かを判断する。この電源断復帰データは、ステップ S 2 0 6 でレジスタに記憶したデータである。

【0557】

そして、電源断復帰データが異常であると判断したときはステップ S 2 1 2 の設定変更処理（M_RANK_SET）に進み、異常でないと判断したときはステップ S 2 1 0 に進む。ステップ S 2 1 0 では、設定変更不可フラグがオンであるか否かを判断する。ここで、設定変更不可フラグは、RWM 5 3 に記憶されるデータの 1 つであって、後述する図 4 1 のスタートスイッチ受け付け処理（ステップ S 2 7 9）～遊技終了チェック処理（ステップ S 3 0 1）までの間は不可にされるフラグである。そして、設定変更不可フラグがオンであるときはステップ S 2 1 1 に進み、オンでないとときはステップ S 2 1 2 の設定変更処理（M_RANK_SET）に進む。

なお、本実施形態では、設定変更不可フラグを設けたが、常時設定変更が可能に構成されている場合には、設定変更不可フラグを設けなくてもよい。その場合、ステップ S 2 1 0 に相当する処理は不要となる。

【0558】

ステップ S 2 1 1 では、メイン制御基板 5 0 は、電源断復帰データが正常値であるか否かを判断する。この処理は、ステップ S 2 0 9 と同等の処理である。そして、電源断復帰データが正常値であると判断したときはステップ S 2 1 3 に進んで電源復帰処理（M_POWER_ON）を行う。これに対し、電源断復帰データが正常値でないと判断したときは、「E 1」エラーとなり、ステップ S 2 1 4 に進んで復帰不可能エラー処理を行う。

【0559】

図 3 9 は、図 3 8 のステップ S 2 1 2 における設定変更処理（M_RANK_SET）を示すフローチャートである。

まず、ステップ S 2 2 1 において、RWM 5 3 の使用領域内の初期化範囲として、「所定範囲」をレジスタに記憶する。ここで、「使用領域内」とは、RWM 5 3 の記憶領域中、遊技の進行に関係するデータを記憶するための領域を指す。図 3 5 で示した範囲は、すべて使用領域内である。これに対し、後述する「使用領域外」とは、RWM 5 3 の記憶領域

10

20

30

40

50

中、遊技の進行に関係しないデータを記憶するための領域を指す。具体的には、管理情報表示LED74（役比モニタ）の表示に関するデータを記憶した記憶領域が挙げられる。

【0560】

また、「所定範囲」は、電源断処理が正常に実行されたと判断したときの初期化範囲であり、設定値データ（アドレス「F000（H）」）、遊技状態（たとえば、RT状態）、当選を持ちしている特別役のフラグ等を初期化しないようにした初期化範囲を「所定範囲」とする。

したがって、後述する第12実施形態において、電源断投入前に、BB2内部中であつたとき（BB2の当選フラグがオンであるとき）は、電源断が正常であれば、設定変更処理が実行されても、BB2の当選フラグは維持される。

一方、「所定範囲」には、有利区間やATに関するデータは含まれない。したがって、図35中、アドレス「F061（H）」～「F068（H）」は、ここでの初期化の対象となる。

【0561】

次にステップS222に進み、メイン制御基板50は、電源断復帰データ（ステップS206で記憶した値）が正常値であるか否かを判断する。電源断復帰データが正常値であると判断されたときは、ステップS224に進み、ステップS221における「所定範囲」の記憶を維持する。一方、ステップS222において電源断復帰データが正常値でないと判断されたときはステップS223に進む。

ステップS223では、メイン制御基板50は、RWM53の使用領域内の初期化範囲として、「特定範囲」をレジスタに記憶する。ここで、「特定範囲」とは、電源断が正常でないと判断したときの初期化範囲であり、設定値データ（アドレス「F000（H）」）を含む使用領域内の全範囲である。

【0562】

そして、ステップS224に進み、ステップS221でセットした所定範囲又はステップS223でセットした特定範囲の初期化（RWM53の使用領域内）を開始する。次のステップS225では、ステップS224で開始した初期化が終了したか否かを判断する。初期化が終了したと判断したときはステップS226に進む。

【0563】

ステップS226では、AFレジスタ（Aレジスタ及びFレジスタ（フラグレジスタ））を退避させる。なお、AFレジスタを退避させるのは、本来、ここでは、F（フラグ）レジスタを退避させたいのであるが、命令の都合上、AFレジスタを退避させている。そしてステップS227に進み、RWM53の初期化範囲として、使用領域外の所定範囲を記憶する。また、「所定範囲」は、電源断処理が正常に実行されたと判断した場合の初期化範囲である。

【0564】

次のステップS228では、ステップS222と同様に、電源断復帰データ（ステップS206で記憶した値）が正常値であるか否かを判断する。電源断復帰データが正常値であると判断されたときは、ステップS230に進み、ステップS227における「所定範囲」の記憶を維持する。一方、ステップS228において電源断復帰データが正常値でないと判断されたときはステップS229に進む。

ステップS229では、メイン制御基板50は、RWM53の使用領域外の初期化範囲として、「特定範囲」をレジスタに記憶する。ここで、「特定範囲」は、電源断が正常でないと判断したときの初期化範囲であり、比率表示を行うための遊技回数や払出し数を記憶したリングバッファ等を含む全範囲である。

そして、ステップS230に進み、ステップS227でセットした所定範囲又はステップS229でセットした特定範囲の初期化（RWM53の使用領域外）を開始する。

【0565】

次のステップS231では、ステップS230で開始した初期化が終了したか否かを判断する。初期化が終了したと判断したときはステップS232に進む。

10

20

30

40

50

ステップ S 2 3 2 では、ステップ S 2 2 6 で退避した A F レジスタを復帰させる。次のステップ S 2 3 3 で割込み処理の起動設定を行う。ここでは、ステップ S 2 0 2 で指定した割込み処理に対応する各種レジスタの設定を行う。本実施形態では割込み処理としてタイマ割込み処理を使用しているため、タイマ割込みの周期（本実施形態では、「2.235ms」）を設定する処理等が含まれる。そして、このステップ S 2 3 3 の処理後に割込み処理が実行される。いいかえれば、「割込み起動」前は、割込み処理が実行されないように構成されている。

次のステップ S 2 3 4 では、設定変更開始時の出力要求セットを行う。この処理は、設定変更処理を開始することをサブ制御基板 8 0 側に知らせるために、サブ制御基板 8 0 に送信する制御コマンドをレジスタにセット（記憶）する処理である。

【0566】

なお、「出力要求セット」とは、サブ制御基板 8 0 に送信するための制御コマンドをセットする処理を意味する。また、ここでの制御コマンドは、実際に送信するコマンドのみを意味しているものではなく、実際に送信するコマンドの元となるコマンドも意味している。次にステップ S 2 3 5 に進み、メイン制御基板 5 0 は、制御コマンドセット 1 を実行する。この処理は、制御コマンドバッファ（RWM 5 3）に、サブ制御基板 8 0 に送信するための制御コマンドを記憶する処理である。

【0567】

次にステップ S 2 3 6 に進み、メイン制御基板 5 0 は、設定変更開始時のための 2 バイト時間待ち処理（ウェイト処理）を実行する。本実施形態では、割込み回数「224」をカウントするまで（割込み回数ごとに「1」を減算し、セットした割込み回数が「0」となるまで）待機する。この待機は、メイン処理を先に進ませないため、遅延処理や待機処理とも呼ばれる。なお、この待機時間中（2 バイト時間待ち処理中）は、メイン処理が進まないようにするが、割込み処理は実行される。

【0568】

このように、ステップ S 2 3 6 で 2 バイト時間待ち処理（ウェイト処理）を実行するのは、メイン制御基板 5 0 側における RWM 5 3 の初期化処理は比較的短時間で終了するのに対し、サブ制御基板 8 0 側の RWM 8 3 の初期化処理には時間がかかるため、メイン制御基板 5 0 側で 2 バイト時間待ち処理を実行している。特に、メイン制御基板 5 0 側では、サブ制御基板 8 0 側で初期化処理が終了したか否かを知り得ないからである。

【0569】

したがって、サブ制御基板 8 0 側で未だ初期化処理中のときに、メイン制御基板 5 0 側では初期化を既に終了し、さらに処理が進んで、メイン制御基板 5 0 の制御処理の進行と、サブ制御基板 8 0 の制御処理の進行とが同期しなくなることを防止することができる。また、設定変更開始時の出力要求セット及び制御コマンドセット 1 の実行後、サブ制御基板 8 0 が RWM 8 3 の初期化を開始するが、RWM 8 3 の初期化が終了するために十分な時間をウェイト時間として設定する。これにより、サブ制御基板 8 0 側で RWM 8 3 の初期化処理を終了した後に、メイン制御基板 5 0 側でステップ S 2 3 8 以降の処理に進むようにする。

【0570】

なお、ステップ S 2 3 4 及び S 2 3 5 においてセットした設定変更開始時の制御コマンドは、ステップ S 2 3 6 の 2 バイト時間待ち処理中であってもサブ制御基板 8 0 に送信される。ただし、ステップ S 2 3 6 で 2 バイト時間待ち処理が実行されている間は、ステップ S 2 3 7 以降の処理には進まない（メイン処理が進行しない）。

【0571】

ステップ S 2 3 6 の 2 バイト時間待ち処理の終了後、ステップ S 2 3 7 に進み、獲得数データとして、設定変更中表示データを記憶する。次にステップ S 2 3 8 に進み、LED 表示要求フラグに、設定変更中に対応する値「00011100（B）」を記憶する。

【0572】

ステップ S 2 3 7 及び S 2 3 8 の処理により、これらの処理以降に割込み処理が実行され

10

20

30

40

50

たときは、デジット 3 a、4 a、及び 5 b（獲得数表示 L E D 7 8 及び設定値表示 L E D 7 3）の点灯が可能となる。

具体的には、ステップ S 2 3 8 の処理以降に実行される割込み処理では、デジット 3 a 及び 4 a にそれぞれ「8」が表示（獲得数表示 L E D 7 8 に「8 8」が表示）可能となり、デジット b 5（設定値表示 L E D 7 3）に現在の設定値が表示可能となる。

なお、獲得数データ及び L E D 表示要求フラグは、ステップ S 2 2 4 における R W M 5 3 の使用領域内の初期化処理により初期化されているので、ステップ S 2 3 7 より前の値は「0」である。

【0573】

次にステップ S 2 3 9 に進み、割込み待ち処理を実行する。この処理は、一割込み時間（2.235ms）を経過するまで待機する処理である。そして、一割込み時間の経過後、ステップ S 2 4 0 に進む。

ステップ S 2 4 0 では、設定変更スイッチ（図 1 では図示せず）の操作を検出したか否かを判断する。ここでは、設定変更スイッチを含む入力ポート 5 1 の立ち上がりデータを判断することにより、設定変更スイッチがオンされたか否かを判断する。設定変更スイッチの操作を検出したと判断したときはステップ S 2 4 1 に進み、検出していないと判断したときはステップ S 2 4 2 に進む。

ステップ S 2 4 1 では、R W M 5 3 の設定値データ（アドレス「F 0 0 0（H）」）を記憶（更新）する。設定値データが更新された後に割込み処理が実行されると、設定値表示 L E D 7 3 には更新された値を表示する。

【0574】

次のステップ S 2 4 2 では、スタートスイッチ 4 1 の操作を検出したか否かを判断する。本実施形態では、設定変更中にスタートスイッチ 4 1 が操作されたときは、その時点における設定値を確定させる。

スタートスイッチ 4 1 が操作されたと判断したときはステップ S 2 4 3 に進み、操作されていないと判断したときはステップ S 2 3 9 に戻る。

【0575】

以上の処理において、ステップ S 2 3 9（割込み待ち）は、設定変更スイッチの立ち上がりデータをクリアするために設けられる。

たとえば、ステップ S 2 3 9 の処理を設けない場合、ステップ S 2 4 0 で設定変更スイッチの立ち上がりデータがオンであると判断されると、ステップ S 2 4 1 で設定値データを更新し、次のステップ S 2 4 2 でスタートスイッチ 4 1 がオンでないと判断されると、ステップ S 2 4 0 に進んで、設定変更スイッチの立ち上がりデータがオンであるか否かが判断される。

【0576】

ステップ S 2 4 0 でオンであると判断された後、1 回でも割込み処理が実行されれば設定変更スイッチの立ち上がりデータはオフになる。しかし、割込み処理が実行されるまでは、ステップ S 2 4 0 で設定変更スイッチの立ち上がりデータがオンであると判断され続ける。この結果、設定変更スイッチを 1 回操作しただけで、設定値データが「2」以上上がり続けてしまう。そこで、ステップ S 2 3 9 において、割込み待ち処理を実行している。

【0577】

ステップ S 2 4 3 では、設定キースイッチ（図 1 では図示せず）がオフにされたか否かを判断する。設定キースイッチがオフにされたと判断すると、ステップ S 2 4 4 に進み、獲得数データをクリアする（「0」にする）。設定変更中を示す「8 8」の表示を消去するためである。次にステップ S 2 4 5 に進み、L E D 表示要求フラグに、通常中に対応する値「0 0 0 1 1 1 1 1（B）」を記憶する。

【0578】

ステップ S 2 4 4 の処理以降に実行される割込み処理により、デジット 3 a 及び 4 a（獲得数表示 L E D 7 8）の表示が「8 8」から「0 0」になる。

また、ステップ S 2 4 5 の処理以降に実行される割込み処理により、デジット 1 a 及び 2

10

20

30

40

50

aにそれぞれ「0」が表示（クレジット数表示LED76に「00」が表示）される。また、LED表示要求フラグのデジット5に対応するビットは「1」であるので、デジット5a（状態表示LED79）は点灯可能である。これに対し、デジット5b（設定値表示LED73）は、設定変更中又は設定確認中ではないので、点灯しない。

【0579】

次にステップS246に進み、ステップS234と同様に、設定変更終了時の出力要求セットを行う。この処理は、設定変更処理を終了すること、及び決定された設定値に対応するデータ（具体的には、アドレス「F000（H）」に記憶されている設定値データ）をサブ制御基板80側に知らせる制御コマンドをセットする処理である。次に、ステップS247に進み、ステップS235と同様に、メイン制御基板50は、制御コマンドセット1を実行する。そして、ステップS248に進み、メイン処理（M_MAIN）に移行する。

【0580】

図40は、図38中、ステップS213の電源復帰処理（M_POWER_ON）を示すフローチャートである。

まず、ステップS251では、スタックポインタ（SPレジスタ）を復帰させる。ここで、スタックポインタとは、電断が生じた場合に、電断発生時のデータ（例えば、レジスタ値、割込み処理前のメイン処理の命令処理等）を保存するRWM53の領域（スタック領域）のうち、次にスタックされる領域（アドレス）を示すものを指す。

次のステップS252では、設定値データを読み込み、設定値データの範囲が正常範囲であるか（設定値1～設定値6の範囲内であるか）、換言すれば、「F000（H）」の設定値データが「0（H）」～「5（H）」の範囲内であるか否かを判断する。設定値データが正常範囲であると判断したときはステップS253に進み、設定値データが正常範囲でないと判断したときは、「E6」エラーとなり、ステップS264に進み、復帰不可能エラー処理に移行する。

【0581】

ステップS253に進むと、RWM53の使用領域内における未使用領域を初期化範囲としてレジスタにセットする。そして次のステップS254において、ステップS253でセットした範囲のRWM53の初期化を実行する。ここで、未使用領域であってもノイズ等によりRWM53に値が記憶されてしまうことが考えられる。万が一、未使用領域に値が記憶されると、不正等のゴト行為につながるおそれがあるため、未使用領域は電源の投入時に（通常であれば1日に1回）初期化するようにしている。

次のステップS255では、RWM53の初期化（使用領域内の未使用領域）を終了したか否かを判断し、終了したと判断したときはステップS256に進む。

【0582】

ステップS256では、AFレジスタの退避を行う。この処理は、上述したステップS226の処理と同様である。次のステップS257では、RWM53の使用領域外における未使用領域の初期化範囲をレジスタにセットする。そして次のステップS258において、ステップS257でセットした範囲のRWM53の初期化を実行する。

次のステップS259では、RWM53の初期化（使用領域外の未使用領域）を終了したか否かを判断し、終了したと判断したときはステップS260に進む。ステップS260では、AFレジスタの復帰を行う。この処理は、上述したステップS232の処理と同様である。

【0583】

次のステップS261では、所定の入力ポート51の読み込みを行う。この処理は、電源断前の入力ポート51の各データ（レベルデータ、立ち上がりデータ、立ち下がりデータ）を最新のデータに更新するための処理である。

次にステップS262に進み、割込みを起動させる。この処理は、たとえばタイマ割込みの周期を設定する処理等であり、上述したステップS233と同様の処理である。

次にステップS263に進み、電源断処理済フラグをクリア、すなわち「0」にする。そして本フローチャートによる処理を終了する。

10

20

30

40

50

【0584】

以上のプログラム開始処理、設定変更処理、及び電源復帰処理においては、

1) 図38のプログラム開始処理において、ステップS203で「No」と判断されるか（電源断処理済フラグが異常値のとき）、又はステップS204のチェックサム算出時に異常があったときは、ステップS206において電源断後復帰データとして異常値が記憶される。この場合、ステップS209で「Yes」と判断されるので、ステップS212の設定変更処理（図39）に進む。

そして、図39の設定変更処理では、ステップS222及びステップS228で「No」と判断されるので、RWM53の使用領域内及び使用領域外の全範囲の初期化、すなわち、「F000(H)」以降のすべてのデータが初期化される。

10

【0585】

2) プログラム開始処理において、電源断処理済フラグが正常値であると判断され、チェックサム算出も正常に行われた場合において、設定変更処理に進んだときは、図39中、ステップS222及びステップS228で「Yes」と判断されるので、それぞれステップS224及びステップS230に進み、RWM53の指定範囲（使用領域内、及び使用領域外）が初期化される。

【0586】

3) プログラム開始処理において、電源断処理済フラグが正常値であると判断され、チェックサム算出も正常に行われた場合において、設定変更処理が行われないときは、ステップS213の電源復帰処理（図40）に移行する。この場合、図40中、ステップS252で設定値が正常であれば、通常の電源投入時におけるRWM53の初期化（使用領域内及び使用領域外）が実行される。この初期化は、上述したように、RWM53の未使用領域を初期化する処理である。

20

【0587】

図41は、本実施形態におけるメイン処理（M_MAIN）を示すフローチャートである。メイン処理は、1遊技の処理である。遊技の進行中は、毎遊技、メイン処理を繰り返す。

まず、ステップS271では、スタックポインタをセットする。スタックポインタとは、上述したように、電断が生じた場合に、電断発生時のデータ（例えば、レジスタ値、割込み処理前のメイン処理の命令処理等）を保存するRWM53の領域を指し、スタックポインタのセットとは、そのRWM53の領域において、レジスタ値を初期値にセットする処理である。

30

【0588】

次のステップS272では、遊技開始セット処理（M_GAME_SET）を行う。この処理は、後述する図42に示す処理であり、作動状態フラグの生成、更新、保存等の処理である。

次のステップS273ではベットメダルの読み込みを行う。この処理は、現時点においてベットされているメダル枚数が何枚であるかを読み込む処理であり、ベット数データ又は自動ベット数データを読み込む。

次のステップS274では、ステップS273で読み込んだベット枚数に基づき、ベットメダルの有無を判断する。

【0589】

40

ステップS274でベットメダルありと判断したときはステップS276に進み、ベットメダルなしと判断したときはステップS275に進んでメダル投入待ち処理を行い、その後、ステップS276に進む。ステップS275のメダル投入待ち処理は、設定キースイッチがオンであるか否かを判断し、オンであるときは設定確認モードに移行させる等の処理を行う。

ステップS276では、投入されたメダルの管理処理を行う。この処理は、メダルが手入れされたか否かの判断や、精算スイッチ43が操作されたか否かの判断等を行う処理である。

【0590】

次のステップS277では、ソフト乱数の更新処理を行う。この処理は、役抽選手段61

50

で使用する乱数（ハード乱数、又は内蔵乱数）に加工（演算処理）するための加工用乱数を更新（たとえば「1」ずつ加算）する処理である。ソフト乱数は、「0」～「65535（D）」の範囲を有する16ビット乱数である。なお、更新方法として、更新前の値に、割込みカウント値（割込み時にインクリメントされるカウント値（変数））を加算する処理を実行してもよい。

【0591】

次のステップS278では、メイン制御基板50は、スタートスイッチ41が操作されたか否かを判断する。スタートスイッチ41が操作されたと判断したときは、ステップS279に進み、スタートスイッチ41が操作されていないと判断したときはステップS273に戻る。なお、スタートスイッチ41が操作された場合であっても、ベット数が当該遊技の規定数に達していないときは、ステップS278で「No」と判断される。

【0592】

ステップS279では、スタートスイッチ受付け時の処理を実行する。この処理は、設定変更不可フラグをセットしたり、リール31の回転開始時の出力要求セットや、ホールコンピュータ等に外部信号としてメダル投入信号を出力するための出力回数のセット等を行う処理である。

次のステップS280では、獲得数データをクリアする。したがって、スタートスイッチ41が操作されると、それ以前に獲得数データとして指示規定数表示データや払出し数データが記憶されていたとしても、クリアされる。

ここで、詳細は後述するが、第12実施形態では、遊技開始前に、獲得数表示LED78に、規定数を指示（表示）する場合がある。したがって、スタートスイッチ41の操作時に、獲得数データとして指示規定数表示データが記憶されている場合がある。そこで、スタートスイッチ41が操作されたときは、この獲得数データをクリアし、獲得数表示LED78に「00」を表示させる（又は消灯させる）処理を実行する。

また、ステップS280の時点で、獲得数データとして前回遊技の払出し数データが記憶されているときは、このステップS280において払出し数データがクリアされる。

【0593】

次にステップS281に進み、メイン制御基板50は、AT遊技回数の更新処理を実行する。この処理は、後述する図43に示す処理であり、AT中であって所定条件を満たすときは、AT遊技回数の減算を行う処理である。したがって、非AT中は、この処理は実行されない。

また、AT中に、AT遊技回数を上乗せするか否かは、ステップS282における役抽選処理による役抽選結果に基づいて行われる。たとえばレア役に当選したときに、ATの上乗せ遊技回数を決定することが挙げられる。したがって、AT遊技回数を上乗せし、AT遊技回数カウンタに上乗せ分を加算するときは、ステップS282の処理後に実行される（図41では図示を省略する）。

なお、スタートスイッチ受付け（ステップS279）の後、ステップS281でAT遊技回数カウンタ更新を行うが、これに限らず、ステップS282における役抽選処理後や、全リール31の停止後（ステップS290以降）にAT遊技回数カウンタ更新を行ってもよい。

なお、差枚数管理型ATの仕様において、AT差枚数カウンタを有しているときは、全リール31の停止後、かつ入賞によるメダル払出し処理の終了後（ステップS300の後）にAT差枚数カウンタを更新する。

【0594】

ステップS282では、役抽選手段61は、スタートスイッチ41が操作されたタイミングで、すなわちスタートスイッチ41の操作信号の受信時に、役の抽選（前述した「内部抽せん」に相当する。）を実行する。なお、役抽選時の乱数値はステップS279で取得する。そして、ステップS282において、取得した乱数値が、いずれかの当選役に該当する乱数値であるか否かを役抽選テーブルを用いて判定する処理を行う。

【0595】

次のステップS283では、メイン制御基板50は、有利区間移行抽選処理を実行する。この処理は、後述する図44の処理である。本実施形態では、有利区間移行抽選の際に、AT抽選を併せて実行する。なお、後述する図44に示すように、有利区間中であるが非AT中であるとき（たとえばメイン遊技状態がCZのとき）は、図44中、ステップS348において、AT抽選処理を実行する。

次にステップS284に進み、押し順指示番号セット（M_ORD_INF）を行う。この処理は、図48に示す処理であり、AT中に、当該遊技で指示機能を作動させる（獲得数表示LED78に押し順指示番号を表示する）ときに、押し順指示番号を生成して、押し順指示情報を表示等する処理である。

【0596】

次のステップS285では、リール回転開始準備処理を実行する。この処理は、最小遊技時間（4.1秒）を経過したか否かを判断等する処理を実行し、最小遊技時間を経過していれば次のステップS286に進む。

ここで、RWM53には、最小遊技時間のタイマー値を記憶する領域が設けられており（図35では図示せず）、初期値は、「1834（D）（2.235ms×1834 4099ms）」である。ステップS279において、最小遊技時間が「0」であると判断されると、最小遊技時間（タイマー値）として初期値「1834（D）」をセットする。そして、割込み処理ごとに最小遊技時間を「1」ずつ減算する。次回遊技のステップS285に進むと、最小遊技時間が「0」であるか否かを判断し、「0」であると判断されたときにステップS286に進む。

【0597】

ステップS286では、リール制御手段65は、モータ32を駆動制御し、リール31の回転を開始する。そして、リール31が定速状態に到達すると、ストップスイッチ42の操作受け付けを許可し、ステップS287に進む。

ステップS287では、リール31の停止受け付けをチェックする。ここでは、ストップスイッチ42の操作信号を受信したか否かを検知し、操作信号を受信したときは、役の抽選結果とリール31の位置とに基づいて、そのストップスイッチ42に対応するリール31の停止位置を決定し、決定した位置にそのリール31を停止させるように制御する。

【0598】

次のステップS288では、リール制御手段65は、全リール31が停止したか否かをチェックし、ステップS289に進む。ステップS289では、全リール31が停止したか否かを判断し、全リール31が停止したと判断したときはステップS290に進み、全リール31が停止していないと判断したときはステップS287に戻る。

【0599】

ステップS290では、獲得数データをクリアする（「0」にする）。たとえば、AT中に、指示機能を作動させたことにより、獲得数表示LED78に押し順指示情報（たとえば「=1」）が表示される場合がある。この場合は、ステップS290の処理以降に実行される割込み処理により、獲得数表示LED78の表示が「00」になる。

なお、獲得数表示LED78を消灯させてもよい。具体的には、LED表示要求フラグに「00010011（B）」を記憶してもよいし、セグメントデータとして、消灯用のデータを設け、そのデータを出力してもよい。

【0600】

ステップS291では、図柄の表示判定を行う。ここでは、入賞判定手段66により、有効ラインに、役に対応する図柄組合せが停止したか否かを判断する。

次のステップS292では、図柄の表示エラーが発生したか否かを判断し、表示エラーが発生したと判断したときはステップS304に進み、表示エラーが発生していないと判断したときはステップS293に進む。

ここで、リール31の停止は、停止位置決定テーブルに基づき実行されるので、通常は、停止位置決定テーブルで定められた位置以外の位置でリール31が停止する場合はない。しかし、図柄の表示判定の結果、有効ライン上に、本来表示されてはいけない図柄（蹴飛

10

20

30

40

50

ばし図柄)が表示されたときは、異常である(「E5」エラー)と判定し、ステップS304に進み、復帰不可能エラー処理を実行する。

【0601】

ステップS292において表示エラーが発生していないと判断され、ステップS293に進むと、払出し数の更新処理を実行する。この処理は、上述した払出し数データ及び払出し数データバッファとして、当該遊技での払出し数を記憶する処理である。

次のステップS294では、払出し手段67は、入賞役に対応するメダルの払出し(M_WIN_PAY)を行う。この処理は、後述する図49に示す処理である。次にステップS295に進み、割込み待ち処理を行う。次のステップS296では、割込み処理を禁止する。これらのステップS295及びS296の処理により、割込み直後に割込みが禁止される。

10

【0602】

次のステップS297では、AFレジスタを退避させる。この処理は、図40のステップS256と同様の処理である。次にステップS298に進み、比率セット処理を実行する。この「比率セット処理」とは、管理情報表示LED74(役比モニタ)に5種類の比率を表示するために、各種カウンタ値の更新や、比率計算等を実行する処理である。そして、ステップS299に進むと、ステップS297で退避したAFレジスタを復帰させ、次のステップS300で割込みを許可(再開)する。このようにして、比率セット処理を実行する際には、AFレジスタを退避させておき、かつ割込み処理を禁止した上で実行する。

【0603】

なお、比率セット処理の実行中に割込み処理を禁止するのは、比率セット処理は、使用領域外に記憶されたプログラムを用いる処理であり、メイン処理において使用領域外のプログラムを実行しているときに割込み処理が入ると、使用領域内のプログラムと使用領域外のプログラムとが混在してしまい、処理が複雑になってしまうためである。

20

【0604】

次にステップS301に進み、遊技終了チェック処理(_M_GAME_CHK)を行う。この処理は、後述する図50に示す処理であり、条件装置(当選役)フラグのクリア処理等を行う。そしてステップS302に進み、遊技終了時の出力要求セット、及び次のステップS303で制御コマンドセット1を行う。これらの処理は、1遊技が終了した旨をサブ制御基板80に送信するための制御コマンドデータをセットする処理である。

そして、ステップS303の処理を終了すると、再度、メイン処理の先頭(ステップS248)に戻る。

30

【0605】

図42は、図41中、ステップS272における遊技開始セット処理(M_GAME_SET)を示すフローチャートである。

まず、ステップS311では、遊技待機表示時間をセットする(RWM53の所定記憶領域(図35では図示せず)に記憶する)。本実施形態の遊技待機表示時間は、「26846」割込み(60000ms、すなわち約60秒(1分))に設定されているので、RWM53の所定記憶領域に「26846」をセットする。ステップS301で遊技待機表示時間がセットされると、この時点から割込み処理ごとに値が「1」ずつ減算される。

【0606】

遊技待機表示時間が「0」となると、図41のステップS275(メダル投入待ち)において、獲得数データをクリアする。これにより、獲得数表示LED78には「00」が表示される。たとえば、前回遊技に払い出されたメダル枚数が「8」枚であり、かつ、遊技者が精算スイッチ43の操作により精算し、遊技を終了したとしても、約1分後には「00」が表示される。これにより、ホールの店員や別の遊技者が空き台として認識できることにより空き台を減少させることができるという効果を有する。

40

なお、獲得数表示LED78に「00」を表示することに限らず、獲得数表示LED78(上位桁及び下位桁)を消灯させてもよいし、獲得数表示LED78の上位桁を消灯し、下位桁には「0」を表示してもよい。いずれにしても、ホールの店員や別の遊技者が空き台として認識できるような表示が実行されればよい。

50

【0607】

次にステップS312に進み、押し順指示番号の初期化処理を実行する。この処理は、RWM53の所定記憶領域に記憶された押し順指示番号をクリアする処理である。

次のステップS313では、図柄組合せ表示フラグのデータを取得する。次のステップS314では、1BB作動図柄が表示されたか否かを判断する。この処理では、図柄組合せ表示フラグのデータのうち、1BBに対応するD2ビットが「1」であるときは「Yes」と判断し、「0」であるときは「No」と判断する。1BB作動図柄が表示されたと判断したときはステップS315に進み、表示されていないと判断したときはステップS316に進む。

【0608】

ステップS315では、1BB作動時（1BB遊技時）の獲得可能枚数を保存する。この処理は、RWM53の所定記憶領域（図35では図示せず）に、1BB遊技における獲得可能な最大枚数を記憶する処理である。そしてステップS316に進む。

ステップS316では、作動状態フラグを生成する。この処理は、図柄組合せ表示フラグに基づいて、作動状態フラグの値を生成する処理である。

さらに次のステップS317では、作動状態フラグを更新し、さらに次のステップS318において、その作動状態フラグを記憶する。この処理は、生成した作動状態フラグ（この時点では、たとえばAレジスタに記憶されている）を、RWM53のアドレス「F030（H）」に記憶する処理である。これにより、それまでの作動状態フラグの情報から、ステップS317で更新した作動状態フラグの情報に置き換わる。

たとえば、1BBの図柄組合せが表示されたとき（1BB入賞時）は、作動状態フラグの1BBに対応するD2ビットが「0」から「1」となる。

【0609】

次のステップS319では、RB作動が開始したか否かを判断する。なお、本実施形態では、1BB遊技において、RB作動フラグは、2遊技（又は2回入賞時）の終了時にオフ（「0」）とされるが、1BB遊技の終了条件を満たしていないとき（作動状態フラグの1BBに対応するD2ビットが「1」であるとき）は、この遊技開始セット処理において「1」にされる。ステップS319においてRB作動開始時であると判断したときはステップS320に進み、RB作動開始時でないと判断したときはステップS321に進む。

【0610】

ステップS320では、RB作動時の遊技回数及び入賞回数を保存する。この処理は、RWM53に設けられているRB作動時の遊技回数カウンタ（図35では図示せず）に「2（H）」を保存（記憶）するとともに、RWM53に設けられているRB作動時の入賞回数カウンタ（図35では図示せず）に「2（H）」を保存（記憶）する処理である。そしてステップS321に進む。

【0611】

なお、これらのRB作動時の遊技回数カウンタ及びRB作動時の入賞回数カウンタは、いずれも、初期値として「2（H）」が設定され、それぞれ遊技回数又は入賞回数が「1」増加するごとに「1」ずつデクリメントされるカウンタである。ただし、これに限らず、これらのカウンタ値の初期値を「0」に設定し、遊技回数又は入賞回数が「1」増加するごとに「1」ずつインクリメントし、これらのカウンタ値が「2（H）」に到達したか否かを判断してもよい。

【0612】

次のステップS321では、規定数を指示する条件を満たすか否かを判断する。ここで、第11実施形態では、規定数を指示する場合はない。しかし、後述する第12実施形態では、遊技開始時に規定数を指示する場合があるので、本フローチャートに当該処理を含めている。規定数を指示する条件を満たすと判断したときはステップS322に進み、規定数を指示する条件を満たさないと判断したときはステップS323に進む。

ステップS322では、獲得数データとして指示規定数表示データを記憶する。第12実施形態では、規定数「2」を指示する場合を有し、規定数「2」を指示するときは、獲得

10

20

30

40

50

数表示 L E D 7 8 に「0 A」と表示する。そして、「0 A」と表示するための指示規定数表示データは、「0 B (H)」と定められており（詳細は後述する）、このステップ S 3 2 2 では、獲得数データとして「0 B (H)」を記憶する。

また、規定数「2」を表示するときに「0 2」と表示しないで「0 A」と表示するのは、払出し数、エラー番号、押し順指示情報と混同しないようにするためである。

払出し数の表示は、「0 1」～「1 5」のいずれかであり、下位桁に「A」と表示されることはない。また、エラー番号についても、下位桁に「A」と表示することはない。

【0 6 1 3】

ここで、本実施形態におけるエラー番号（エラー発生時に、獲得数表示 L E D 7 8 に表示する番号）は、以下の通りである。

H P：メダル詰まりエラー

H E：メダル空エラー（ホッパー 3 5 のメダル無し）

H 0：払出しセンサ 3 7 の異常

C E：メダル滞留エラー

C P：メダル不正通過エラー

C H：通路センサ 4 6 の異常

C 0：投入センサ 4 4 の異常

C 1：メダル異常投入エラー

F E：サブタンク（図 1 では図示せず）の満杯

d E：フロントドアの開放

E 1：電源断復帰異常

E 5：表示判定エラー

E 6：設定値異常

E 7：乱数エラー

【0 6 1 4】

なお、エラーの種類は、上記に限られるものではない。また、エラー番号の上位桁が「E」であるエラーは、復帰不可能エラーを意味する。

上記のように、エラー番号の下位桁に「A」が表示される場合はないので、エラー番号と指示規定数とが混同することはない。

また、指示機能の作動により獲得数表示 L E D 7 8 に表示される押し順指示情報は、「= 1」～「= 6」である。よって、押し順指示情報と指示規定数とが混同することはない。

【0 6 1 5】

また、ステップ S 3 2 2 において、獲得数データとして指示規定数表示データを記憶する前に、獲得数データとして前回遊技での払出し数データが記憶されている場合がある（前回遊技で小役が入賞した場合）。なお、払出し数データは、入賞によるメダル払出し処理（後述する図 4 9）のステップ S 3 9 9 で記憶される。したがって、指示規定数表示データを記憶するときは、それまでの払出し数データに上書きする場合がある。ただし、これに限らず、ステップ S 3 2 2 よりも前（たとえば、ステップ S 3 1 1 の直前）に、獲得数データをクリアする処理を設けてもよい。

【0 6 1 6】

次のステップ S 3 2 3 では、ステップ S 3 1 3 で取得した図柄組合せ表示フラグに基づいて、リプレイの図柄組合せが停止表示したか否かを判断する。リプレイの図柄組合せが停止表示したと判断したときはステップ S 3 2 4 に進み、停止表示していないと判断したときはステップ S 3 2 6 に進む。

【0 6 1 7】

ステップ S 3 2 4 では、メイン制御基板 5 0 は、ベットメダルの読み込みを行う。この処理は、前回遊技でベットされていたメダル数（ベット数データ）を読み込む処理である。次にステップ S 3 2 5 に進み、自動ベット数データをセットする。この処理は、ステップ S 3 2 4 で読み込んだベット数を、自動ベット数データに記憶する処理である。

次にステップ S 3 2 6 に進み、作動状態の出力要求をセットする。次のステップ S 3 2 7

10

20

30

40

50

では、制御コマンドセット 1 を実行する。具体的には、リプレイが作動したことや 1 B B が作動したこと等を示す情報をサブ制御基板 8 0 に送信する。そして本フローチャートによる処理を終了する。

【0618】

なお、以前（本願出願時前を意味し、「公知」を意味するものではない。以下同じ。）は、ベット数の加算処理時、具体的には、図 4 1 のメイン処理中、ステップ S 2 7 6 におけるメダル管理処理において、獲得数データのクリア処理を実行していた。これにより、前回遊技で小役が入賞し、獲得数データとして、小役入賞時の払出し数データが記憶されていても、ベット数の加算処理時に獲得数データがクリアされた。

しかし、本実施形態では、メダル管理処理が実行される前に、規定数を指示する条件を満たすときは、獲得数データとして指示規定数表示データを記憶する。

そして、規定数を指示したときは、ベット処理時に、指示規定数表示データがクリアされないようにする必要がある。本実施形態では、規定数を指示したときは、少なくともスタートスイッチ 4 1 が操作されるときまでは、規定数を指示した状態を維持するためである。そこで、本実施形態では、メダル管理処理では獲得数データのクリア処理を実行せず、スタートスイッチ 4 1 が操作されたときに、図 4 1 中、ステップ S 2 8 0 の処理で、獲得数データをクリアする。

【0619】

ただし、これに限らず、規定数を指示したときは、スタートスイッチ 4 1 の操作後に指示規定数表示データをクリアするが、規定数を指示しないときは、以前と同様に、ベット数の加算処理時に（メダル管理処理で）獲得数データをクリアしてもよい。この場合には、たとえば、ベット数の加算処理において、獲得数データのクリア処理を実行する前に、今回遊技で規定数を指示したか否かを判断し、規定数を指示したと判断したときは獲得数データをクリアしないようにし、規定数を指示していないと判断したときは獲得数データをクリアすることが挙げられる。

【0620】

図 4 3 は、図 4 1 中、ステップ S 2 8 1 における A T 遊技回数カウンタ更新処理を示すフローチャートである。

まず、ステップ S 3 3 1 では、A T フラグがオン（「1」）であるか否かを判断する。A T フラグがオンであると判断したときはステップ S 3 3 2 に進み、オンでないと判断したときは本フローチャートによる処理を終了する。すなわち、A T 中でなければ、A T 遊技回数カウンタを更新しない。

【0621】

ステップ S 3 3 2 では、ベット数が「3」であるか否かを判断する。この処理は、RWM 5 3 のベット数データ又は自動ベット数データを読み込み、当該遊技のベット数が「3」であるか否かを判断する。ベット数が「3」であるときはステップ S 3 3 3 に進み、ベット数が「3」でないときは本フローチャートによる処理を終了する。本実施形態では、A T 中において、ベット数（規定数）「3」で遊技が行われたときに限り、A T 遊技回数カウンタを更新する（指示機能に係る処理を実行する）。換言すれば、A T 中であっても、ベット数（規定数）「2」で遊技が開始されたときは、A T 遊技回数カウンタの更新を行わない。

これに対し、後述するように、有利区間クリアカウンタや差数カウンタは、ベット数にかかわらず、更新される。

【0622】

ステップ S 3 3 3 に進むと、メイン制御基板 5 0 は、A T 遊技回数カウンタの値を「1」減算する。そして本フローチャートによる処理を終了する。

なお、差枚数管理型 A T の場合において、A T 差枚数カウンタを設けたときも同様に、A T 中であってもベット数「3」でないときは、A T 差枚数カウンタを減算（更新）しない。

【0623】

図 4 4 は、図 4 1 中、ステップ S 2 8 3 における有利区間移行抽選処理を示すフローチャ

10

20

30

40

50

ートである。

なお、本実施形態では、有利区間移行抽選処理の中に、A T抽選処理（ステップS 3 4 8）を設けているが、これに限らず、有利区間移行抽選処理とA T抽選処理とを独立して実行してもよい。たとえば、図4 1中、ステップS 2 8 3を有利区間移行抽選処理のみとし、ステップS 2 8 3の後にA T抽選処理を実行してもよい。

まず、ステップS 3 4 1では、今回遊技のベット数（規定数）が「3」であるか否かを判断する。ベット数が「3」であると判断したときはステップS 3 4 2に進み、ベット数が「3」でないと判断したときは本フローチャートによる処理を終了する。

したがって、ベット数（規定数）が「3」であるときは、後述するステップS 3 4 5の有利区間移行抽選やステップS 3 4 7の有利区間移行処理（有利区間に係る処理）を実行可能とし、かつ、ステップS 3 4 8のA T抽選処理（指示機能に係る処理）を実行可能とする。しかし、ベット数（規定数）が「3」でないときは、これらの処理を実行しない。

【0 6 2 4】

ステップS 3 4 2では、有利区間種別フラグが「0」であるか否かを判断する。有利区間種別フラグが「0」である（非有利区間である）と判断したときはステップS 3 4 3に進み、有利区間種別フラグが「1」である（有利区間である）と判断したときはステップS 3 4 8に進む。有利区間種別フラグが「1」であるとき（すでに有利区間中であるとき）は、有利区間移行抽選は行わないが、A T抽選は行う。

【0 6 2 5】

ステップS 3 4 3では、今回遊技における役抽選結果で、対象抽選結果であるか否か、すなわち、有利区間の抽選対象となる役に当選したか否かを判断する。ここで、詳細な説明は省略するが、たとえば特別役に単独当選した場合、特別役及び小役に重複当選した場合、小役（レア小役）に当選した場合に、対象抽選結果であると判断する。また、対象抽選結果には、非当選を含まない。役の非当選の遊技（条件装置が非作動の遊技）では、有利区間に係る処理を実行しないためである。

ステップS 3 4 3において対象抽選結果であると判断したときはステップS 3 4 4に進み、対象抽選結果でないと判断したときは本フローチャートによる処理を終了する（すなわち、有利区間抽選を行わないか、あるいは有利区間に非当選とする）。

【0 6 2 6】

ステップS 3 4 4では、対象抽選結果のうち、特定抽選結果であるか否かを判断する。ここで、詳細な説明は省略するが、たとえば抽選される役のうち、中段チェリー（単独当選又は特別役との重複当選）を有利区間移行抽選における確定役（必ず当選する役）に設定しておき、中段チェリーに当選したときは、特定抽選結果であると判断することが挙げられる。

ステップS 3 4 4において特定抽選結果であると判断したときはステップS 3 4 7に進み、特定抽選結果でないと判断したときはステップS 3 4 5に進む。換言すれば、特定抽選結果でないときは有利区間移行抽選を行い、特定抽選結果であるときは、有利区間移行抽選を行うことなく有利区間移行処理（ステップS 3 4 7）を実行する（必ず有利区間に移行する）。なお、特定抽選結果であっても有利区間移行抽選を実行するとともに、1 0 0 %の確率で有利区間移行抽選に当選するように設定することも可能である。

【0 6 2 7】

ステップS 3 4 5では、有利区間移行抽選を行う。有利区間移行抽選としては、たとえば役抽選結果に応じた置数が予め定められた抽選テーブルを用いて、役抽選等と同様に抽選を行うことが挙げられる。たとえば、当選番号「A」であるときは3 5 %の確率で有利区間に当選し、当選番号「B」であるときは6 0 %の確率で有利区間に当選し、・・・等と設定することが挙げられる。

なお、役抽選結果が有利区間の抽選対象にならない場合には、ステップS 3 4 3で「N o」となるので、ステップS 3 4 3で「Y e s」の場合、すなわち有利区間移行抽選の対象となる役抽選結果であるときは、有利区間移行抽選において、最低でも「1」以上の置数を有する抽選テーブルによって抽選が行われる。ただし、有利区間移行抽選の当選確率は

10

20

30

40

50

、「1 / 17500」以上に設定される。

【0628】

次にステップS346に進み、ステップS345の抽選において有利区間に当選したか否かを判断する。有利区間に当選したと判断したときはステップS347に進み、有利区間に当選していないと判断したときは本フローチャートによる処理を終了する。

ステップS347では、有利区間移行処理を実行する。この処理は、図45に示す処理であり、有利区間の当選に基づくフラグやカウンタの設定等を行う処理である。

次のステップS348では、AT抽選を行う。この処理は、図46に示す処理である。そして本フローチャートによる処理を終了する。

なお、本実施形態の例に限らず、有利区間に移行するときは、（AT抽選を行うことなく）常にATを開始してもよい。あるいは、有利区間に移行するときは常に非ATとし、有利区間に移行した後（たとえば、所定遊技回数を消化した後）に、ATを実行するか否かを抽選してもよい。

【0629】

図45は、図44のステップS347における有利区間移行処理を示すフローチャートである。

まず、ステップS351では、メイン制御基板50は、有利区間種別フラグをオン（「1」）にする。次にステップS352に進み、メイン制御基板50は、有利区間クリアカウンタに有利区間の遊技回数初期値「1500（D）」をセットする。

【0630】

次のステップS353では、差数カウンタに「0」をセットする。差数カウンタを、通常区間（非有利区間）中も更新し続け、有利区間でないときは、常時、遊技終了時に「0」をセットする場合には、ステップS353の処理は不要である。ただし、ノイズ防止等のためにも初期値「0」をセットしてもよい。

なお、有利区間終了時には、差数カウンタを含めて初期化処理が実行されるので、通常区間の開始時には差数カウンタは「0」となっている。したがって、有利区間中に限って差数カウンタを更新する仕様の場合には、有利区間開始時の差数カウンタは「0」となっているため、ステップS353の処理を省略することも可能である。

一方、本実施形態のように、非有利区間中も差数カウンタを更新し続ける場合において、有利区間移行直前であっても、差数カウンタがプラスとなっている場合がある。このため、ステップS353において差数カウンタに「0」をセットする。そして本フローチャートによる処理を終了する。

【0631】

図46は、図44のステップS348におけるAT抽選処理を示すフローチャートである。

まず、ステップS361では、役抽選結果に基づいてAT抽選を実行する。この抽選は、ステップS345と同様に、役抽選結果ごとに当選置数が定められた抽選テーブルを用いてAT抽選を行うことが挙げられる。

なお、AT抽選は、必ずしも実行する必要はなく、たとえば、ATに決定されない役抽選結果と、必ずATに決定される役抽選結果とを設けてもよい。

次のステップS362では、メイン制御基板50は、ステップS361におけるAT抽選において、ATに当選したか否かを判断する。ATに当選したと判断したときはステップS363に進み、ATに当選していないと判断したときはステップS365に進む。

【0632】

ステップS363では、メイン制御基板50は、AT初期遊技回数決定処理を実行する。この処理は、後述する図47に示す処理である。次にステップS364に進み、メイン制御基板50は、メイン遊技状態をATにセットし、ATフラグをオンにする。そして本フローチャートによる処理を終了する。

ここで、本実施形態のメイン遊技状態としては、通常（非有利区間）、CZ（有利区間かつ非AT）、AT、1BB作動を備える。なお、AT当選後かつAT開始前のメイン遊技状態として前兆を設けることも可能であるが、本実施形態では、説明の簡素化のため、A

10

20

30

40

50

Tに当選したときは、すぐにATを開始するものとする。また、メイン遊技状態の情報は、RWM53の所定領域（図35では図示せず）に記憶されている。

一方、ステップS362においてATに当選していないと判断され、ステップS365に進むと、メイン制御基板50は、メイン遊技状態をCZに設定する。そして本フローチャートによる処理を終了する。

【0633】

図47は、図46中、ステップS363におけるAT初期遊技回数決定処理を示すフローチャートである。

図47において、ステップS371では、今回遊技における役抽選結果が確定役の当選であるか否かを判断する。確定役は、上述したように、中段チェリー等のレア役が設定される。確定役に当選したと判断したときはステップS372に進み、確定役に当選していないと判断したときはステップS373に進む。

ステップS372では、ATの初期遊技回数を「100(D)」に設定し、AT遊技回数カウンタに記憶する。一方、ステップS373では、ATの初期遊技回数を「30(D)」に設定し、AT遊技回数カウンタに記憶する。そして、それぞれ本フローチャートによる処理を終了する。

【0634】

なお、図47の例では、確定役に当選したか否かに応じてATの初期遊技回数を振り分ける仕様であるが、これに限らず、役抽選結果に基づき、抽選テーブルを用いて遊技回数の抽選を実行してもよい。換言すれば、一の役抽選結果であっても、複数の遊技回数のうちのいずれかの遊技回数が選択されるようにしてもよい。

また、AT中も、AT遊技回数の上乗せ抽選として、図47に示すAT遊技回数決定処理を実行してもよい。AT遊技回数の上乗せ抽選に当選したときは、決定した上乗せ数を、AT遊技回数カウンタに加算する。

【0635】

図48は、図41のステップS284における押し順指示番号セット処理(M_ORD_INF)を示すフローチャートである。

まず、ステップS381では、指示条件（指示機能を作動させる条件）を満たすか否かを判断する。当該遊技がATであり、かつ、押し順ベルのような有利な押し順を有する役に当選したときは、指示条件を満たすと判断する。

なお、今回遊技で有利区間に当選し（図44中、ステップS346で「Yes」）、かつATに当選した（図46中、ステップS362で「Yes」のとき）ときは、次回遊技から有利区間に移行するため、今回遊技は有利区間ではない。よって、今回遊技では指示機能を作動させることはできないため、ステップS381では「No」となる。

ステップS381において指示条件を満たすと判断したときはステップS382に進み、指示条件を満たさないと判断したときは本フローチャートによる処理を終了する。

【0636】

次のステップS382では、今回遊技のベット数が「3」であるか否かを判断する。この処理は、RWM53のベット数データ又は自動ベット数データを読み込むことにより、ベット数が「3」であるか否かを判断する。

ベット数が「3」であると判断したときはステップS383に進み、ベット数が「3」でないと判断したときは本フローチャートによる処理を終了する。このように、本実施形態では、指示機能を作動させる（指示機能に係る処理を実行する）条件が、ベット数「3」（一の規定数）であることに設定されている。このため、たとえばAT中にベット数「2」で遊技が開始され、有利な押し順を有する役（たとえば押し順ベル）に当選したときであっても、指示機能は作動しない（正解押し順は報知されない）。

【0637】

次のステップS383では、当選番号（条件装置番号）をセットする。役抽選処理で決定された当選番号（条件装置番号）は、RWM53の所定領域（図35では図示せず）に記憶されている。そして、ステップS383では、この記憶領域に記憶された値をAレジス

10

20

30

40

50

タに記憶する。

次にステップS 3 8 4に進み、押し順指示番号テーブル（図示せず）をセットする。ここでは、押し順指示番号テーブルの先頭アドレスをH Lレジスタに記憶する。そして、次のステップS 3 8 5に進む。

【0 6 3 8】

ステップS 3 8 5では、指定アドレスデータをセットする。この処理は、H Lレジスタ値にAレジスタ値を加算した値を新たなH Lレジスタ値とし、H Lレジスタ値が示すアドレスに記憶されたデータをAレジスタに記憶する処理である。

すなわち、当選番号（条件装置番号）に記憶されたデータをオフセット値とし、押し順指示番号テーブルの先頭アドレスにオフセット値を加算して得たアドレスに対応するデータを取得する。これにより、Aレジスタには、当選番号に対応する押し順指示番号が記憶される。

10

そして、ステップS 3 8 6において、Aレジスタ値（押し順指示番号）を、RWM 5 3の所定領域（押し順指示番号を記憶しておく領域。図3 5では図示せず。）に記憶する。

次のステップS 3 8 7では、獲得数データとして、Aレジスタ値（押し順指示番号）を記憶する。

【0 6 3 9】

第1 1実施形態では、抽選される役は、後述する図5 8（第1 2実施形態）と同一であるものとする。そして、A T中に当選番号「3」～「8」に当選したときは、当選番号に対応する押し順指示番号がセットされる。当選番号と、獲得数データに記憶される押し順指示番号との関係は、以下の通りである。

20

当選番号「3」：押し順指示番号「A 1（H）」

当選番号「4」：押し順指示番号「A 2（H）」

当選番号「5」：押し順指示番号「A 3（H）」

当選番号「6」：押し順指示番号「A 4（H）」

当選番号「7」：押し順指示番号「A 5（H）」

当選番号「8」：押し順指示番号「A 6（H）」

【0 6 4 0】

たとえば、A T中に当選番号「3」に当選したときは、図4 8の押し順指示番号セット処理により、獲得数データとして押し順指示番号「A 1（H）」が記憶される。これにより、後述する図5 5のLED表示制御（I_LED_OUT）により、押し順指示番号「A 1（H）」に対応する押し順指示情報「= 1」が獲得数表示LED 7 8に表示される。

30

【0 6 4 1】

ステップS 3 8 7の後、ステップS 3 8 8に進み、有利区間表示LEDフラグがオンである（点灯している）か否かを判断する。有利区間表示LEDフラグがオンであると判断したときは本フローチャートによる処理を終了する。これに対し、有利区間表示LEDフラグがオンでないと判断したときはステップS 3 8 9に進む。

ステップS 3 8 9では、今回遊技の遊技状態（RTやメイン遊技状態）が、区間Sim出玉率が「1」を超える遊技状態であるか否かを判断する。なお、区間Sim出玉率が「1」を超える遊技状態であるか否かは、予め設定されており、ここでは、予め設定された遊技状態であるか否かを判断する。具体的には、現在のRTやメイン遊技状態のデータは、RWM 5 3の所定領域に記憶されており、このデータを読み取って、今回遊技の遊技状態が区間Sim出玉率「1」を超える遊技状態であるか否かを判断する。区間Sim出玉率が「1」を超える遊技状態であると判断したときはステップS 3 9 0に進み、区間Sim出玉率が「1」を超える遊技状態でないと判断したときは本フローチャートによる処理を終了する。ステップS 3 9 0では、有利区間表示LEDフラグをオンにする。よって、このステップS 3 9 0以降に実行される割込み処理により、有利区間表示LED 7 7が点灯する。そして本フローチャートによる処理を終了する。

40

【0 6 4 2】

以上のように、指示機能を作動させる遊技において、有利区間表示LED 7 7が未だ点灯

50

しておらず、かつ、区間 S i m 出玉率が「1」を超える遊技状態であるときは、有利区間表示 L E D 7 7 を点灯させなければならない条件を満たすので、有利区間表示 L E D 7 7 を点灯させる。

ただし、これに限らず、たとえば有利区間移行抽選で当選したときは、その次回遊技の遊技開始前に有利区間表示 L E D 7 7 を点灯させてもよい。あるいは、有利区間に移行した後、指示機能を作動させる前や、区間 S i m 出玉率が「1」を超える遊技状態でなくても、任意のタイミングで（任意に設定した点灯条件を満たしたときは）、有利区間表示 L E D 7 7 を点灯させてもよい。

【0643】

図49は、図41中、ステップS294における入賞によるメダル払出し処理（MS_WIN_PAY）を示すフローチャートである。

10

まず、ステップS391では、メイン制御基板50は、払出し数データを取得する。この処理は、払出し数データの値をAレジスタに記憶する処理である。

次に、ステップS392に進み、メダルの払出しがあるか否かを判断する。具体的には、払出し数データ（Aレジスタ値）が「0」であるか否かを判断する。そして、「0」であると判断したとき、すなわちメダルの払出しがないと判断したときは本フローチャートによる処理を終了する。これに対し、「0」でないと判断したとき、すなわちメダルの払出しがあると判断したときは、ステップS393に進む。

【0644】

ステップS393では、クレジット数データの値を取得する。

20

次にステップS394に進み、クレジット数が限界値となっているか否かを判断する。具体的には、ステップS393で取得したクレジット数データが「50（D）」であるときはクレジット数が限界値になっていると判断してステップS398に進み、取得したクレジット数データが「50（D）」未満であるときはクレジット数が限界値になっていないと判断してステップS395に進む。

【0645】

ステップS395では、クレジットの加算時の待機時間をセットする。本実施形態では、待機時間として、約100msを設定するために、割込み処理回数「46」（ $46 \times 2.235\text{ms} = \text{約}100\text{ms}$ ）を設定する。具体的には、Bレジスタ値として「00000000（B）」、及びCレジスタ値として「00101110（B）」をセットする。

30

次にステップS396に進み、2バイト時間待ち処理を実行する。この処理は、割込み処理ごとにBCレジスタ値を減算していき、「0」になるまで待機する処理である。

【0646】

ステップS396の2バイト時間待ち処理が終了すると、ステップS397に進み、クレジット数データの値に「1」を加算する。これにより、ステップS397の処理以降に実行される割込み処理により、クレジット数表示LED76の表示が「+1」になる。たとえば、クレジット数表示LED76の表示が「08」から「09」になる。ステップS397の処理の後、ステップS399に進む。

【0647】

ステップS394からステップS398に進むと、メダル1枚払出し処理（実際のメダルをホッパー35から遊技者に対して払い出す処理）を実行する。この処理は、ホッパーモータ36を駆動し、図7及び図8に示したように、所定のタイミングで払出しセンサ37a及び37bのオン／オフを検知したときに、メダル1枚が正しく払い出されたと判断する。

40

以上の処理により、クレジット数が限界値になるまではクレジット数を加算し、クレジット数が限界であるときは、実際のメダルをホッパー35から払い出す処理を実行する。

【0648】

ステップS399では、獲得数データに「1」を加算する。これにより、獲得数表示LED78の表示が「+1」になる。たとえば、獲得数表示LED78の表示が「02」から「03」になる。

50

次のステップS400では、払出し数データから「1」を減算する。このステップS400では、払出し数データのみを更新し、払出し数データバッファの値については更新しない。

【0649】

次にステップS401に進み、メダル払出しが終了したか否かを判断する。この処理は、更新後の払出し数データが「0」となったか否かを判断する処理である。払出し数データが「0」とであると判断したときは本フローチャートによる処理を終了し、払出し数データが「0」でないと判断したときはステップS393に戻って処理を継続する。

【0650】

以上の払出し処理において、クレジット数を「1」加算する払出し処理を行うときは、ステップS395及びS396の処理により、約100ms間の待機時間が設定される。これにより、クレジット数表示LED76の表示がカウントアップするように遊技者に見せることができる。たとえば、クレジット加算前のクレジット数表示LED76の表示が「08」であり、これに8枚のメダルが加算されるときは、「表示「08」→100msの待機処理→表示「09」→100msの待機処理→・・・→100msの待機処理→表示「16」」となる。これに対し、クレジット数の「1」加算時に待機時間を設けないと、表示「08」から瞬時に表示「16」に変化したように見えてしまう。

そして、本実施形態のように、クレジット数を加算するときに、「1」加算ごとに2バイト時間待ち処理を実行することで、サブ制御基板80側から出力する払出し音（「プルルル・・・」）と、クレジット数のカウントアップとを同調させることも可能となる。

【0651】

これに対し、クレジット数が最大数の「50（D）」を超え、ステップS398の処理において実際にメダルを払い出すときは、ステップS395及びS396の2バイト時間待ち処理を設けていない。

これは、実際のメダルを1枚払い出すためには、ホッパーモータ36を駆動して払い出すため、1枚の払出しに約100msの時間を要するためである。よって、実際にメダルを払い出すときには、2バイト時間待ち処理を設けることなく、サブ制御基板80側から出力する払出し音と同調させることができる。

【0652】

図50は、図41のステップS301における遊技終了チェック処理（M_GAME_CHK）を示すフローチャートである。

まず、ステップS411では、条件装置のフラグ（当選情報とも称する。RWM53の所定領域（図35では図示せず）に記憶されている。）をクリアする処理を行う。この処理は、特別役の条件装置以外をクリアする処理であり、特別役に対応する図柄組合せが有効ラインに停止したと判断したときは特別役の条件装置についてもクリアする処理を実行する。次のステップS412では、リプレイ表示LED79fの消灯処理を行う。この処理は、RWM53に設けられたメダル管理フラグ（図35では図示せず）のリプレイに対応するビットを「0」にする処理である。次にステップS413に進み、リプレイ作動フラグをクリアする。この処理は、作動状態フラグのD0ビットを「0」にする処理である。

【0653】

次のステップS414では、AT遊技回数カウンタが「0」になったか否かを判断する。ここで、AT遊技回数カウンタは、上述したように、図41のメイン処理中、ステップS281（図43）で更新される。このように、本実施形態では、AT遊技回数カウンタは、スタートスイッチ受付け時処理（図41のステップS279）の後に更新しているが、これに限らず、たとえば図41中、ステップS301（遊技終了チェック処理）の前やステップS301の処理内（たとえば図50中、ステップS414の前）に実行してもよい。さらに、本実施形態では、AT遊技回数カウンタを更新するゲーム数管理型ATの例を示しているが、差枚数管理型ATの場合には、ステップS414では、AT差枚数カウンタが「0」になったか否かを判断する。なお、AT差枚数カウンタは、入賞によるメダル払出し処理（図41中、ステップS294）の後に更新される。

A T遊技回数カウンタが「0」であると判断したときはステップS 4 1 5に進み、「0」でないと判断したときはステップS 4 1 6に進む。ステップS 4 1 5では、A Tフラグをオフにする。

次にステップS 4 1 6に進み、有利区間カウンタ管理を実行する。この処理は、有利区間クリアカウンタ及び差数カウンタの更新等を実行する処理であり、後述する図5 1又は図5 2に示す処理である。そして本フローチャートによる処理を終了する。

【0 6 5 4】

図5 1及び図5 2は、図5 0のステップS 4 1 6における有利区間カウンタ管理を示すフローチャートである。図5 1は例1を示し、図5 2は例2を示す。

有利区間カウンタ管理では、以下の処理を実行する。

- 1) 有利区間クリアカウンタの更新
- 2) 差数カウンタの更新
- 3) 有利区間の終了条件を満たすか否かの判断
- 4) 有利区間の終了条件を満たすときは、有利区間に関するデータの初期化（クリア）

また、有利区間カウンタ管理は、ベット数（規定数）にかかわらず実行する。

なお、本実施形態では、有利区間であるか非有利区間（通常区間）であるかにかかわらず、有利区間カウンタ管理が実行されるように構成されている。しかし、有利区間中であるか否かを判断し、有利区間中のときのみ有利区間カウンタ管理を実行するように構成してもよい。

【0 6 5 5】

図5 1の例1において、ステップS 4 2 1では、有利区間クリアカウンタのアドレス値をH Lレジスタに記憶する。したがって、H Lレジスタに「F 0 6 3（H）」を記憶する。次のステップS 4 2 2では、H Lレジスタが示すアドレスに記憶されているデータから「1」を減算する。ここでの減算は、たとえば以下になる。

「0 0 1 0（H）」→「1」減算→「0 0 0 F（H）」

「0 0 0 1（H）」→「1」減算→「0 0 0 0（H）」（ゼロフラグ＝1）

「0 0 0 0（H）」→「1」減算→「0 0 0 0（H）」（キャリーフラグ＝1）

【0 6 5 6】

上記のように、「0 0 0 0（H）」から「1」を減算しても桁下がりが生じず、「0 0 0 0（H）」のままを維持する。このように、減算前の値がいかなる値であっても、「1」を減算するだけの一命令（1ステップ）であるので、更新前のカウント値が「0」であるか否かの判断が不要であり、減算後にキャリーフラグの値を加算する処理も不要である。したがって、カウント値の更新に要する時間を大幅に短縮することができる。また、このように構成することによって、有利区間中であるか否かを有利区間クリアカウンタの値から判断することや、有利区間の終了条件を満たしたか否か（たとえば、有利区間の遊技を1 5 0 0遊技実行したか否かや、任意の終了条件を満たしたか否か等）の判断も不要となる。

【0 6 5 7】

次のステップS 4 2 3では、メイン制御基板5 0は、減算前の有利区間クリアカウンタ値が「0」であったか否かを判断する。この処理は、ステップS 4 2 2の減算処理でキャリーフラグが「1」となったか否かにより判断する。

キャリーフラグが「1」となったとき（減算前の値が「0」であるとき）はステップS 4 3 6に進み、キャリーフラグが「1」でないとき（減算前の値が「0」でないとき）はステップS 4 2 4に進む。なお、キャリーフラグが「1」となったとき（減算前の値が「0」であるとき）とは、今回遊技が有利区間中の遊技でない（今回遊技が非有利区間（通常区間）の遊技である）ことを意味する。

【0 6 5 8】

ステップS 4 2 4では、メイン制御基板5 0は、ステップS 4 2 2における減算結果（減算後）が「0」であるか否かを判断する。この処理は、ステップS 4 2 2の減算処理でゼロフラグが「1」となったか否かにより判断する。すなわち、減算前の値が「1」であっ

10

20

30

40

50

たか否かを判断する。

ゼロフラグが「1」となったときはステップS 4 3 5に進み、ゼロフラグが「1」となっていないとき（減算結果が「0」でないとき）はステップS 4 2 5に進む。なお、ゼロフラグが「1」となったとき（減算結果が「0」であるとき）とは、今回遊技で有利区間の遊技を終了する（次回遊技が非有利区間（通常区間）の遊技である）ことを意味する。

【0 6 5 9】

ステップS 4 2 5では、差数カウンタの値を取得する。この処理は、差数カウンタの値を読み込み、HLレジスタに記憶する処理である。

次にステップS 4 2 6に進み、メイン制御基板50は、今回遊技で再遊技作動図柄が表示されたか否か（リプレイが入賞したか否か）を判断する。この処理は、図柄組合せ表示フラグのD0ビットが「1」であるか否かを判断し、「1」であるときは再遊技作動図柄が表示されたと判断する。再遊技作動図柄が表示されたと判断したときはステップS 4 3 4に進み、再遊技作動図柄が表示されていないと判断したときはステップS 4 2 7に進む。

【0 6 6 0】

ステップS 4 2 7では、払出し数データバッファを取得する。この処理は、払出し数データバッファを読み込み、その値をAレジスタに記憶する処理である。

次のステップS 4 2 8では、差数カウンタに払出し数を加算する処理を実行する。この処理は、Aレジスタ値（払出し数データバッファ値）をHLレジスタ値（差数カウンタ）に加算し、加算後の値をHLレジスタに記憶する処理である。

【0 6 6 1】

次にステップS 4 2 9に進み、ベット数データの値を取得する。この処理は、ベット数データを読み込み、その値をAレジスタに記憶する処理である。

次のステップS 4 3 0では、差数カウンタからベット数を減算する。この処理は、HLレジスタ値からAレジスタ値を減算し、減算結果をHLレジスタに記憶する処理である。ここで、HLレジスタ値が「0」未満となったときはキャリーフラグが「1」となる。

【0 6 6 2】

次のステップS 4 3 1では、ステップS 4 3 0での減算結果が「0」未満となったか否かを判断する。この処理は、ステップS 4 3 0の減算によりキャリーフラグが「1」となったか否かを判断し、キャリーフラグが「1」であるときは減算結果が「0」未満になったと判断してステップS 4 3 2に進む。一方、キャリーフラグが「1」でないとき（減算結果が「0」未満になっていないとき）はステップS 4 3 3に進む。

【0 6 6 3】

ステップS 4 3 2では、HLレジスタ値をクリアする（「0」にする）処理を実行する。そして、次のステップS 4 3 3では、差数カウンタ値を保存する。この処理は、HLレジスタ値を、差数カウンタに記憶する処理である。したがって、ステップS 4 3 2を経由してステップS 4 3 3に移行すると、差数カウンタは「0」になる。

次のステップS 4 3 4では、メイン制御基板50は、差数カウンタが上限値を超えたか否かを判断する。差数カウンタの上限値は、「2 4 0 0（D）」に設定されている。ここでの処理は、HLレジスタ値と「2 4 0 1（D）」との比較演算を行う。この比較演算において、HLレジスタ値の方が大きいときはキャリーフラグは「0」となり、HLレジスタ値の方が小さいときはキャリーフラグは「1」となる。したがって、キャリーフラグが「1」のとき（HLレジスタ値の方が小さいとき）には、上限値を超えていないと判断し、本フローチャートによる処理を終了する。

【0 6 6 4】

これに対し、上限値を超えていると判断したとき（キャリーフラグが「0」のとき）は、ステップS 4 3 5に進む。なお、差数カウンタが上限値を超えているときは、有利区間の終了条件を満たすこととなる。

ステップS 4 3 5では、RWM53において、有利区間に関する記憶領域を初期化（有利区間に関するデータをクリア）する。有利区間に関するデータとしては、有利区間クリアカウンタ、有利区間種別フラグ、差数カウンタ、有利区間表示LEDフラグ、ATフラグ

10

20

30

40

50

、A T遊技回数カウンタ等が挙げられる。さらには、メイン遊技状態の情報が挙げられる。なお、有利区間に関する情報には、R T状態番号、L E D表示カウンタ等は含まれない。具体的には、図35中、「F 0 0 0 (H)」～「F 0 5 2 (H)」は、含まれない。

【0665】

たとえば、ステップS 4 3 5でクリアされるデータには、L E D表示カウンタは含まれない。

ここで、L E D表示カウンタをクリアすると仮定する。その場合、有利区間が終了することによってL E D表示カウンタが「0」になってしまう。具体的には、L E D表示カウンタが「0 0 0 0 0 1 0 (B)」のときに初期化されてしまうと、本来であれば、次の割込み処理でL E D表示カウンタが「0 0 0 0 0 0 1 (B)」に更新され、L E D表示カウンタに応じたL E D (具体的には、クレジット数表示L E D 7 6の上位桁)を点灯させることが可能となるのにもかかわらず、L E D表示カウンタが「0 0 0 1 0 0 0 0 (B)」となってしまう。そのため、L E D表示カウンタが「0 0 0 0 0 0 0 1 (B)」に対応するL E Dの表示が遅延してしまうため、一瞬、消灯するように見えてしまうおそれがある。

【0666】

さらに、ステップS 4 3 5でクリアされるデータには、たとえば以下のデータは含まれない。

- 1) モータ32の励磁情報
- 2) エラー発生時のエラー情報
- 3) 管理情報表示L E D 7 4 (役比モニタ)を表示するためのデータ (総遊技回数カウンタ、総払出しカウンタ等)
- 4) 最小遊技時間 (4. 1秒)のタイマ値 (図41中、ステップS 2 8 5でセット)
- 5) 入力ポート51の情報
- 6) 制御コマンドバッファのデータ
- 7) スタック領域のデータ
- 8) 外部信号の情報

なお、以上は、代表的なデータを例示したものであり、クリアされないデータは上記データに限られるというという意味ではない。

【0667】

次にステップS 4 3 6に進み、メイン制御基板50は、有利区間種別フラグが「0」 (通常区間)であるか否かを判断する。有利区間種別フラグが「0」であるときは本フローチャートによる処理を終了する。一方、有利区間種別フラグが「0」でないとき、特に本実施形態では有利区間種別フラグが「1」 (有利区間)であると判断したときはステップS 4 3 7に進む。なお、この時点で有利区間種別フラグが「1」になっているのは、今回遊技で有利区間の移行抽選に当選し、図45中、ステップS 3 5 1で有利区間種別フラグが「1」にされた場合であって、ステップS 4 2 3で「Y e s」と判断され、ステップS 4 3 6に進んだ場合が挙げられる。一方、ステップS 4 3 5を経由してステップS 4 3 6に進んだときは、ステップS 4 3 5で有利区間種別フラグがクリアされているので、ステップS 4 3 6で「N o」と判断されることはない。

【0668】

ステップS 4 3 7では、有利区間クリアカウンタに初期値をセットする。この処理は、有利区間クリアカウンタに「1 5 0 0 (D)」をセットする処理である。ここでは、H Lレジスタ値が示すアドレスに「1 5 0 0 (D)」を記憶する。なお、H Lレジスタには、ステップS 4 2 1において、「F 0 6 3 (H)」がセットされている。そして本フローチャートによる処理を終了する。

【0669】

以上の有利区間カウンタ管理において、差数カウンタの更新に際し、最初に払出し数を加算し (ステップS 4 2 8)、その後にはベット数を減算している (ステップS 4 3 0)。このように処理するのは、以下の理由による。

10

20

30

40

50

たとえば、差数カウンタが「2 (D)」である場合において、ベット数が「3 (D)」、払出し数が「9 (D)」であったと仮定する。

ここで、最初に差数カウンタからベット数を減算すると、「-1 (D) (実際は、「FF FF (H)」)」となり、キャリアフラグが「1」となる。そして、払出し数を加算すると、「-1 (D)」に「9 (D)」を加算することになるため、「8 (D)」になり、かつキャリアフラグが「1」(桁上がりが発生することを示す)となってしまう。

【0670】

今回遊技の差枚数は「+6」であるので、更新前の差数カウンタ「2 (D)」に対し、差枚数「+6」を加算するだけで、キャリアフラグが「1」となり、イレギュラーな状況が発生する。換言すると、ステップS431の処理(減算結果が「0」未満か否か)を、キャリアフラグが「1」か否かで判断することができなくなる。仮に、キャリアフラグが「1」か否かで判断する場合には、桁下がりが発生していないにもかかわらず、ステップS431で「Yes」と判断してしまい、ステップS432において差数カウンタに初期値をセットしてしまうこととなる。なお、キャリアフラグは、減算の結果、桁上がり又は桁下がりが発生したときのいずれの場合においても「1」となるフラグである。

【0671】

これに対し、差数カウンタが「2 (D)」の場合において、最初に払出し数「9 (D)」を加算すると、その時点で差数カウンタは「11 (D)」となり、その後にベット数を減算すると、「8 (D)」となる。この場合は、桁下がりが生じないので、キャリアフラグは「0」である。

以上の理由により、差数カウンタの更新に際し、最初に払出し数を加算し、その後にベット数を減算すれば、キャリアフラグを用いた簡素な処理によってステップS431の判断処理を実行することができる。

【0672】

また、本実施形態の有利区間カウンタ管理では、最初に有利区間カウンタの減算処理(ステップS422)を実行し、減算前の値が「0」であるとき(ステップS423で「Yes」のとき、すなわち非有利区間であるとき)は、差数カウンタの更新処理(ステップS425～S430)を実行することなく、ステップS436に進む。したがって、本実施形態では、有利区間であるか非有利区間であるかにかかわらず、有利区間カウンタ管理を実行するように構成されているが、非有利区間であるときは差数カウンタの更新処理を実行しないようにすることで、処理効率を高めている。このため、最初に有利区間クリアカウンタの減算処理を実行し、その後に差数カウンタの更新処理を行うという処理順序になっている。もちろん、有利区間中か否かを判断し、有利区間中であれば有利区間クリアカウンタの減算処理と差数カウンタの更新処理とを実行するような仕様であれば、有利区間クリアカウンタを減算する処理よりも先に差数カウンタの更新処理を実行することも可能である。

【0673】

また、ステップS426の判断において「Yes」となったとき(リプレイ入賞時)でも、ステップS434の処理を実行するよう構成されている。このようにすることによって、遊技終了時に、ノイズ等で差枚カウンタに異常値(2400 (D)を超える値)が記憶されているような状況が発生したとしても、ステップS434で「Yes」となり、有利区間を終了させることができる。一方、このような確認が不要である場合には、ステップS426で「Yes」となったときは本フローチャートの処理を終了してもよい。

【0674】

また、図51の例では、ステップS426において再遊技作動図柄が停止表示したか否かを判断し、再遊技作動図柄が停止表示したと判断したときは、差数カウンタの更新処理(ステップS427～S430)をとばすようにして、処理の迅速化を図っている。

特に、再遊技作動図柄が停止表示した遊技では、当該遊技の払出し数を「0」(みなし払出し数)、次回遊技のベット数を「0」とみなして差数カウンタを更新することが考えられる。しかし、たとえば有利区間中に当選する役としてSB(シングルボーナス)を設け

10

20

30

40

50

、S Bに当選したときは、次回遊技で、ベット数を「1」とするS B遊技を1遊技実行するが、このS B遊技でリプレイに当選し、再遊技作動図柄が停止表示する場合がある。この場合、さらにその次回遊技はS B遊技ではないのでベット数は「3」となる（S B遊技以外は、ベット数「1」では遊技不可である）。しかし、この場合には、S B遊技でのみなし払出し数とその次回遊技のベット数とが一致しないので、差数カウンタをどのようにカウントすべきかが問題となる。

そこで、本実施形態では、再遊技作動図柄が停止表示した遊技では、差数カウンタを更新しないようにすることで、上記の問題を解決することができる。

【0675】

図52は、図50のステップS416における有利区間カウンタ管理の例2を示すフローチャートである。図52において、図51と同様の処理には同ステップ番号を付している。

10

図51の例1では、最初に差数カウンタに払出し数を加算し、次に、差数カウンタからベット数を減算している。

これに対し、図52の例2では、最初に差数カウンタからベット数を減算し、次に、差数カウンタに払出し数を加算している。

【0676】

図51の例においては、差数カウンタからベット数を減算した後に払出し数を加算すると、最終的に桁下がりが生じなくてもキャリーフラグが「1」となってしまう場合があり、演算結果が「0」であるか否かを、キャリーフラグが「1」か否かで判断することができなくなることを説明した。

20

これに対し、図52の例2では、差数カウンタからベット数を減算した（ステップS430）後に払出し数を加算する（ステップS428）とともに、ステップS441では、キャリーフラグの値を参照することなく、演算結果が「0」未満であるか否かを判断する。具体的には、図52のステップS441では、HLレジスタ値のうち、Hレジスタ（上位桁を記憶するレジスタ）値のD7ビット（最上位ビット）が「1」であるか否かにより、ステップS441の演算結果が「0」未満となったか否かを判断する。

【0677】

たとえば、

差数カウンタ値（HLレジスタ値）＝0000（H）（演算前）

30

ベット数データ＝3（H）

払出し数データ＝0（H）

であったと仮定する。

この場合、演算後の差数カウンタ値は、

0000（H）－3（H）＝FFFD（H）

となる。

したがって、

Hレジスタ値＝FF（H）（1111／1111（B））

Lレジスタ値＝FD（H）（1111／1101（B））

となる。

40

なお、「／」は、2進数表記時に、4ビットごとの区切りを示す。

【0678】

上記の例は、演算前のHLレジスタ値が「0000（H）」の場合であるが、演算前のHLレジスタ値が「0000（H）」でなく、かつ「今回遊技の差枚数＞HLレジスタ値」である場合、たとえば、

今回遊技の差枚数＝03（H）

HLレジスタ値＝0001（H）（演算前）

であるときは、演算後のHLレジスタ値は、

HLレジスタ値＝FFFE（H）

となる。

50

したがって、

Hレジスタ値 = FF (H) (1111 / 1111 (B))

Lレジスタ値 = FE (H) (1111 / 1110 (B))

となる。

【0679】

さらにまた、HLレジスタ値が「0000 (H)」でなく、かつ「今回遊技の差枚数 < HLレジスタ値」である場合には、たとえば第1に、

今回遊技の差枚数 = 03 (H)

HLレジスタ値 = 0100 (H) (256 (D)) (演算前)

であるときは、演算後のHLレジスタ値は、

HLレジスタ値 = 00FD (H)

となる。

したがって、

Hレジスタ値 = 00 (H) (0000 / 0000 (B))

Lレジスタ値 = FD (H) (1111 / 1101 (B))

となる。

【0680】

また、第2に、

今回遊技の差枚数 = 03 (H)

HLレジスタ値 = 00FF (H) (255 (D)) (演算前)

であるときは、演算後のHLレジスタ値は、

HLレジスタ値 = 00FC (H)

となる。

したがって、

Hレジスタ値 = 00 (H) (0000 / 0000 (B))

Lレジスタ値 = FC (H) (1111 / 1100 (B))

となる。

【0681】

さらにまた、第3に、

今回遊技の差枚数 = 03 (H)

HLレジスタ値 = 0960 (H) (2400 (D)) (演算前)

であるときは、演算後のHLレジスタ値は、

HLレジスタ値 = 095D (H) (演算後)

となる。

したがって、

Hレジスタ値 = 09 (H) (0000 / 1001 (B))

Lレジスタ値 = 5D (H) (0101 / 1101 (B))

となる。

【0682】

一方、差数カウンタの上限値は、「2400 (D)」である。ここで、「2400 (D)」を2進数で表すと、

「0000 / 1001 / 0110 / 0000 (B)」

となる。

差数カウンタの上限値は「2400 (D)」であるので、差数カウンタに「2400 (D)」を超える値が記憶されたときは、有利区間の終了条件を満たすと判断され、差数カウンタはクリア化される(図51及び図52中、ステップS435)。

なお、今回遊技の終了時に、差数カウンタ値が「2400 (D)」となったが、「2400 (D)」を超えなかったので有利区間の終了条件を満たさないと判断され、次回遊技に移行したとする。そして、次回遊技において、差枚数が最も増加するのは、ベット数が「1」、払出し数が「15 (D)」の場合であるので、当該遊技での差枚数は「14 (D)」

10

20

30

40

50

」となる。

よって、この場合の差数カウンタ値は、「2414 (D)」となる。

ここで、「2414 (D)」を2進数で表すと、

「0000 / 1001 / 0110 / 1110 (B)」

となる。

【0683】

また、差数カウンタ値が「2414 (D)」になると、「2400 (D)」を超えるので、当該遊技で差数カウンタはクリアされ、「0 (D)」となる。

以上より、遊技中に、差数カウンタが取り得る最大値は、「2414 (D)」、すなわち「0000 / 1001 / 0110 / 1110 (B)」である。

10

【0684】

よって、HLレジスタ値が「2414 (D)」であるときは、

Hレジスタ値 = 0000 / 1001 (B)

Lレジスタ値 = 0110 / 1110 (B)

であり、Hレジスタ値のD7ビット（最上位ビット）は、「0」となる。

したがって、HLレジスタ値すなわち差数カウンタ値が「0 (D)」～「2414 (D)」の範囲では、常に、Hレジスタ値のD7ビットは、「0」となる。

【0685】

以上より、桁下がりとなった場合を除き、Hレジスタ値のD7ビット（最上位ビット）は、必ず「0」であり、「1」になることはない。

20

なお、Hレジスタ値のD7ビットが「1」になるためには、差数カウンタ値は「32768 (D)」になる必要があり、桁下がりを除き、差数がこのような値に到達するまで有利区間が継続されることはない。

【0686】

一方、上述したように、

ベット数データ = 3 (H)

払出し数データ = 0 (H)

HLレジスタ値（差数カウンタ） = 0000 (H)（演算前）

であるときは、演算後のHLレジスタ値は、「FFFD (H)」となる。

ここで、「FFFD (H)」は、

「1111 / 1111 / 1111 / 1101 (B)」

である。

30

【0687】

したがって、

Hレジスタ値 = 1111 / 1111 (B)

Lレジスタ値 = 1111 / 1101 (B)

であり、Hレジスタ値のD7ビットは、「1」となる。

同様に、演算前に、

ベット数データ = 3 (H)

払出し数データ = 0 (H)

HLレジスタ値（差数カウンタ） = 0002 (H)

であるときは、差数カウンタが更新されると、HLレジスタ値は、「FFFF (H)」となる。

40

【0688】

ここで、「FFFF (H)」は、

「1111 / 1111 / 1111 / 1111 (B)」

である。

したがって、

Hレジスタ値 = 1111 / 1111 (B)

Lレジスタ値 = 1111 / 1111 (B)

50

であり、Hレジスタ値のD 7ビットは、「1」となる。

このように、桁下がりが生じたときは、Hレジスタ値のD 7ビット（最上位ビット）は、「1」となる。

【0689】

以上より、差数カウンタを更新した結果、桁下がりが生じていないときは、Hレジスタ値のD 7ビットは「0」であり、桁下がりが生じているときは、Hレジスタ値のD 7ビットは「1」である。

よって、図52のステップS441において、演算結果が「0」未満であるか否かを判断するときは、Hレジスタ値のD 7ビットが「1」であるか否かを判断する。そして、Hレジスタ値のD 7ビットが「1」であるときは、演算結果が「0」未満となったと判断する。このようにすれば、演算の結果、キャリーフラグが「1」であるか否かを判断することなく、演算結果が「0」であるか否かを判断することができる。

そして、キャリーフラグを用いずに演算結果が「0」であるか否かを判断するので、差数カウンタ値に対し、ベット数を減算した後に払出し数を加算しても問題はない。

【0690】

また、上述から明らかであるが、差数カウンタが取り得る最大値「2414（D）」となっても、Hレジスタ値のD 7ビット（最上位ビット）に限らず、D 6ビット、D 5ビット、及びD 4ビットも、「0」となっている。

これに対し、差数カウンタ値の桁下がりが生じたときは、Hレジスタ値のD 7ビット（最上位ビット）に限らず、D 6ビット、D 5ビット、及びD 4ビットも、「1」となる。

【0691】

よって、図52中、ステップS441では、Hレジスタ値のD 7ビットが「1」であるか否かを判断することに代えて、D 6ビットが「1」であるか否かを判断してもよく、D 5ビットが「1」であるか否かを判断してもよく、D 4ビットが「1」であるか否かを判断してもよい。いずれの場合も、当該ビットが「1」であるときは演算結果が「0」未満であることになり、「1」でないときは演算結果が「0」未満でないこととなる。

なお、以上より明らかであるが、図51の例1（ステップS431）においても、Hレジスタ値のD 7ビット（あるいは、D 6、D 5、又はD 4ビット）を参照して演算結果が「0」未満であるか否かを判断することも可能である。

【0692】

また、図51及び図52から明らかなように、有利区間クリアカウンタの更新（ステップS422）、差数カウンタの更新（ステップS428及びS430）、有利区間クリアカウンタが「0」であるか否かの判断（ステップS424）、差数カウンタが上限値を超えたか否かの判断（ステップS434）、有利区間に関する情報の初期化（ステップS435）は、今回遊技でのベット数（規定数）にかかわらず、実行される。したがって、ベット数（規定数）「2」で遊技が行われた結果、有利区間クリアカウンタが「0」となったり、差数カウンタが上限値を超えた場合であっても、有利区間は終了する。

【0693】

図53は、メイン制御基板50（メインCPU55）による割込み処理（I_INTR）を示すフローチャートである。上述したように、メイン制御基板50は、メイン処理と並行して、2.235ms周期（ただし、この時間周期に限定されるものではない）で、図53に示す割込み処理を行う。

ステップS451の割込み処理に移行すると、ステップS452では、初期処理として、レジスタ値の退避及び重複割込みの禁止処理を行う。ここでは、メイン処理で使用しているメインCPU55のレジスタを割込み処理で使用するため、現在のレジスタ値をRWM53のスタック領域に退避する。さらに、割込み処理中に次の割込み処理が開始されないように、割込み禁止フラグをオンにする。このようにするのは、たとえば電源断処理の実行中に割込み処理の実行要求が行われるときがあるからである。

【0694】

次のステップS453では、電源断処理（I_POWER_DOWN）を実行する。この処理は、

10

20

30

40

50

後述する図 5 4 に示す処理であり、電源断検知信号の信号の入力があったか否かを検知等する処理である。

次のステップ S 4 5 4 では、割込みカウンタ値の更新を行う。なお、割込みカウンタ値は、RWM 5 3 の所定領域（図 3 5 では図示せず）に記憶されている。

次のステップ S 4 5 5 では、タイマー計測を行う。この処理は、メイン処理でセットした時間を減算等する処理である。具体的には、たとえば最小遊技時間（4.1 秒）を経過したか否か等が挙げられる。

【0695】

次に、ステップ S 4 5 6 に進み、LED 表示制御（I_LED_OUT）を行う。この処理は、後述する図 5 5 に示す処理であり、スロットマシン 10 の状態に応じて、LED（デジット 1～5）を点灯する処理である。

10

なお、スロットマシン 10 で生じるエラーには、復帰不可能エラーと復帰可能エラーとがあり、復帰不可能エラーでは、メイン処理によりエラー表示を出力するが（たとえば、図 4 1 のステップ S 3 0 4）、復帰可能エラーの表示は、割込み処理時ごとにこの LED 表示制御にて行う。

【0696】

次にステップ S 4 5 7 に進み、入力ポート 5 1 の読み込み処理を行う。これにより、ベットスイッチ 4 0、スタートスイッチ 4 1、ストップスイッチ 4 2 等の操作が行われたか否かや、スイッチ信号、各種センサの入力信号が読み込まれ、入力ポート 5 1 に基づくデータ（レベルデータ、立ち上がりデータ、立ち下がりデータ）を生成し、RWM 5 3 の所定領域（図 3 5 では図示せず）に記憶する。

20

【0697】

次のステップ S 4 5 8 では、設定値が正常範囲であるか否かを判断する。ここでは、アドレス「F 0 0 0（H）」に記憶されている設定値データを読み込み、設定値データの範囲が正常範囲であるか（設定値データが「0」～「5」の範囲内であるか）否かを判断する。設定値データが正常範囲であると判断したときはステップ S 4 5 9 に進み、設定値が正常範囲でないと判断したときはステップ S 4 7 0 に進み、復帰不可能エラー処理に移行する。この場合のエラーは、本実施形態では「E 6」エラーと称し、「E 6」である旨を獲得数表示 LED 7 8 に表示する。

【0698】

30

ステップ S 4 5 9 では、内蔵乱数のチェック処理を行う。本実施形態では、内蔵乱数にエラーが発生するとオンになるフラグが設けられており、このフラグがオンであるか否かが判断される。

具体的には、たとえば役抽選用の乱数のクロック周波数異常（乱数更新が遅い場合等）を検知したときは、当該エラーフラグがオンにされる。

そして、ステップ S 4 6 0 に進み、内蔵乱数にエラーが発生しているか否か（エラーフラグがオンか否か）を判断し、エラーが発生していないと判断されたときはステップ S 4 6 1 に進み、エラーが発生していると判断したときは、ステップ S 4 7 0 に進んで、復帰不可能エラー処理に移行する。このときのエラー表示内容は、「E 7」となる。

【0699】

40

ステップ S 4 6 1 では、リール 3 1 の駆動制御を行う。この制御は、リール 3 1 単位（左、中、右）で行われるとともに、それぞれ動作状態に応じて、停止中、定速、加速、減速、減速開始、待機が挙げられる。リール 3 1 の駆動制御が終了するとステップ S 4 6 2 に進み、ポート出力処理を行う。この処理は、（リール用）モータ 3 2、ホッパーモータ 3 6 の励磁出力や、ブロッカ 4 5 の励磁出力を行う。

【0700】

次のステップ S 4 6 3 では、入力エラーチェック処理を実行する。この処理は、各種センサに異常がないか否かを判断する処理である。

次のステップ S 4 6 4 では、制御コマンドの送信処理を行う。この処理は、セットされた制御コマンド（RWM 5 3 のコマンドバッファ（図 3 5 では図示せず）に記憶されている

50

未送信の制御コマンド)をサブ制御基板80に送信する処理である。

具体的には、制御コマンドがコマンドバッファにセットされると、その時点以降の割り込み処理(コマンドバッファが空の場合は、原則としては、その時点の次に到来する割り込み処理)において、このステップS464によって制御コマンドがサブ制御基板80に送信される。

【0701】

次のステップS465では、RWM53に記憶されている外部信号のためのデータをレジスタに記憶する。そして、次のステップS466では、出力ポート52(図33中、出力ポート5)から外部信号の出力(外部集中端子板100への信号の送信)を行う。

次にステップS467に進み、比率表示準備処理を行う。この処理は、管理情報表示LED74の比率表示に係るタイマの更新や、セグメントデータの出力等を行う処理である。

【0702】

次のステップS468では、乱数更新処理を行う。次にステップS469に進み、ステップS452で退避したレジスタ値を復帰させ、次回割り込みの許可を行う。具体的には、割り込み処理開始時に記憶していたレジスタデータを復帰するとともに、次の割り込み処理を開始できるように、割込禁止フラグをオフにする。そして本フローチャートによる処理を終了する。

【0703】

以上の処理に示すように、2.235msごとの割り込み処理により、クレジット数表示LED76、獲得数表示LED78、状態表示LED79(79a~79f)、設定値表示LED73、管理情報表示LED74の点灯/消灯が制御される。

さらに、割り込み処理ごとに、サブ制御基板80に未送信の制御コマンドがコマンドバッファに記憶されているときは、その送信処理が行われる。

【0704】

なお、復帰不可能エラー処理時には、割り込み処理を行わない(正常復帰時まで割り込み処理を中断する)。

復帰不可能エラーは、通常では起こり得ない重大なエラーであり、異常データに基づく処理(入力ポートからのデータに基づくRWM53のデータ更新や、サブ制御基板80への制御コマンドの送信)等を実行させないようにするために、割り込み自体を禁止している。復帰不可能エラーの発生時に、制御コマンドのバッファに未送信のコマンドが格納されていた場合は、当該コマンドをサブ制御基板80に送信しない。バッファに格納されている制御コマンドが正しくないおそれがあるからである。

【0705】

図54は、図53のステップS453における電源断処理(I_POWER_DOWN)を示すフローチャートである。

ステップS481では、メイン制御基板50は、前回の割り込み処理で電源断検知信号がオンであったか否かを判断する。ここでは、メイン制御基板50上に設けられた電圧監視装置(電源断検出回路;図示せず)により、電圧が所定値以下(図3の例では、V1以下)になったときには、所定の入力ポート51の所定ビットに電源断検知信号が入力されるので、その信号の入力があったか否かを検知する。さらに、電源断検知信号がオンとなったときは、RWM53の所定アドレスに記憶しておく。

前回の割り込み処理において電源断検知信号がオンであると判断されたときはステップS482に進み、オンでないと判断されたときは本フローチャートによる処理を終了する。

【0706】

ステップS482では、メイン制御基板50は、今回の割り込み処理において電源断検知信号がオンであるか否かを判断する。オンでないと判断したときは本フローチャートによる処理を終了する。これに対し、オンであると判断したときは、ステップS483に進む。以上のステップS481及びS482の双方で「Yes」と判断したとき(2割り込み連続で電源断検知信号が入力されたとき)は、電源断が発生したと判断し、ステップS483以降の処理に進む。

ステップ S 4 8 3 では、すべての出力ポート 5 2 の出力をオフにする。この処理により、たとえばモータ 3 2 が駆動中（リール 3 1 の回転中）であるときや、ホッパーモータ 3 6 が駆動中（メダルの払出し中）であるときは、その駆動を停止する。

次にステップ S 4 8 4 に進み、電源断処理済みフラグを RWM 5 3 に記憶する。この処理は、正常な電源断処理が実行されたことを示すデータを RWM 5 3 に記憶する処理である。

【 0 7 0 7 】

次のステップ S 4 8 5 では、RWM 5 3 のチェックサムデータを算出する。この処理は、プログラムで使用する作業領域（RWM 5 3）を含むチェックサムを算出するものであり、対象となるプログラム使用領域としては、プログラム作業領域、未使用領域、スタックエリア等が挙げられる。

そして、次のステップ S 4 8 6 で、チェックサムの全範囲の算出が終了したか否かを判断し、終了していないと判断したときはステップ S 4 8 5 に戻ってチェックサムの算出を継続する。一方、チェックサムの算出が終了したと判断したときはステップ S 4 8 7 に進む。

【 0 7 0 8 】

ステップ S 4 8 7 では、算出したチェックサムを、RWM 5 3 の所定アドレスに記憶する。ここで、RWM 5 3 に記憶するデータは、RWM 5 3 のチェックサム時に、プログラム使用領域の全データと、上記所定アドレスに記憶した値とを加算したとき、「0」となる 1 バイトデータ（補数データともいう）である。

そして、プログラム開始時に、RWM 5 3 のチェックサムを実行する場合は、上記と同範囲の RWM 5 3 のプログラム使用領域の全データと、チェックサムデータとを加算する。これによって算出されるチェックサムデータが「0」であれば正常値であると判断し、「0」でなければ異常値であると判断する。

次に、ステップ S 4 8 8 に進み、リセット待ち状態にする。電圧が所定値になると、メイン制御基板 5 0 に設けられた電圧監視装置（電源断検出回路）からリセット信号が出力されるので、ステップ S 4 8 8 では、そのリセット信号の出力を待つ状態となる。

【 0 7 0 9 】

図 5 5 は、図 5 3 中、ステップ S 4 5 6 における LED 表示制御（I_LED_OUT）を示すフローチャートである。

まず、ステップ S 4 9 1 では、出力ポート 2 及び 3（図 3 3 参照）をオフにする。この処理は、出力ポート 2 及び 3 から「0 0 0 0 0 0 0 0（B）」を出力する処理である。次のステップ S 4 9 2 では、出力ポート 4（図 3 3 参照）をオフにする。この処理についても、上記処理と同様に、出力ポート 4 から「0 0 0 0 0 0 0 0（B）」を出力する処理である。

【 0 7 1 0 】

ステップ S 4 9 3 では、LED 表示カウンタの更新を行う。この処理は、LED 表示カウンタのビット「1」を一桁右シフトする更新を行う。

次のステップ S 4 9 4 では、LED 表示カウンタが「0」であるか否かを判断し、「0」とであると判断したときはステップ S 4 9 5 に進み、「0」でないと判断したときはステップ S 4 9 6 に進む。

ステップ S 4 9 5 では、LED 表示カウンタの初期化を行う。ここでは、LED 表示カウンタ「0 0 0 0 0 0 0 0（B）」を、「0 0 0 1 0 0 0 0（B）」にする処理を実行する。そして、ステップ S 4 9 6 に進む。

ステップ S 4 9 6 では、RWM 5 3 に記憶された LED 表示カウンタ及び LED 表示要求フラグを取得する。ここでは、LED 表示カウンタの値を D レジスタに記憶し、LED 表示要求フラグの値を E レジスタに記憶する。

【 0 7 1 1 】

次にステップ S 4 9 7 に進み、エラー番号表示データ、LED 表示データ、及びベット表示データを取得する。ここで、RWM 5 3 の記憶領域には、エラー発生時にエラー番号表示データを記憶する記憶領域と、状態表示 LED 7 9 のうち、遊技開始表示 LED 7 9 d 〜リプレイ表示 LED 7 9 f のオン／オフを示す LED 表示データを記憶する記憶領域と

10

20

30

40

50

、（１～３）ベット表示ＬＥＤ７９ａ～７９ｃのオン／オフを示すベット表示データを記憶する記憶領域とが設けられている。

具体的には、ＬＥＤ表示データは、以下のように構成されている。

Ｄ０：未使用

Ｄ１：未使用

Ｄ２：未使用

Ｄ３：遊技開始可能のとき「１」、遊技開始不可能のとき「０」

Ｄ４：メダル投入可のとき「１」、メダル投入不可のとき「０」

Ｄ５：リプレイ入賞時「１」、リプレイ非入賞時「０」

Ｄ６：未使用

Ｄ７：未使用

なお、ＬＥＤ表示データのＤ３～Ｄ５ビットと、図３２で示した状態表示ＬＥＤ７９のセグメントＤ～Ｆとが対応するようになっている。

【０７１２】

また、ベット表示データは、以下のように構成されている。

０枚ベット時：０００００００

１枚ベット時：００００００１

２枚ベット時：０００００１１

３枚ベット時：００００１１１

なお、ベット表示データのＤ０～Ｄ２ビットと、図３２で示した状態表示ＬＥＤ７９のセグメントＡ～Ｃとが対応するようになっている。

そして、ステップＳ４９７では、エラー番号表示データを読み取ってＢレジスタに記憶する。また、ＬＥＤ表示データを読み取ってＡレジスタに記憶し、ベット表示データを読み取ってＣレジスタに記憶する。

【０７１３】

次のステップＳ４９８では、Ａレジスタ値（ＬＥＤ表示データ）とＣレジスタ値（ベット表示データ）とをＯＲ演算（合成）し、演算結果を、出力ポート３用のセグメントデータとしてセットする。Ａレジスタ値（ＬＥＤ表示データ）とＣレジスタ値（ベット表示データ）とをＯＲ演算すると、状態表示ＬＥＤ７９の点灯／消灯を示すデータとなる。そして、デジット５の表示要求があるとき（ステップＳ５１６で「Ｙｅｓ」のとき）は、このセグメントデータが出力ポート３から出力される。

次にステップＳ４９９に進み、出力ポート４用のセグメントデータをセットするレジスタをクリアする。

【０７１４】

次のステップＳ５００では、ＬＥＤ表示カウンタ値（Ｄレジスタ値）とＬＥＤ表示要求フラグ値（Ｅレジスタ値）とをＡＮＤ演算した値をＤレジスタに記憶し、その値が「０」であるか否かを判断する。「０」であると判断したときは表示要求なしと判断し、ステップＳ５１６に進む。一方、「０」でないと判断したときは表示要求ありと判断してステップＳ５０１に進む。

【０７１５】

ステップＳ５０１では、ＬＥＤセグメントテーブル２をセットする。ここで、本実施形態のＬＥＤセグメントテーブルは、エラー番号を表示するときのセグメントデータを定めたＬＥＤセグメントテーブル１と、エラー番号以外（クレジット数、払出し数、設定値、設定変更中表示、押し順指示情報、及び指示規定数）の表示を行うときのセグメントデータを定めたＬＥＤセグメントテーブル２とが設けられ、ＲＯＭ５４の使用領域内に記憶されている。そして、ステップＳ５０１では、ＬＥＤセグメントテーブル２の先頭アドレスを読み込み、その値をＨＬレジスタに記憶する。

【０７１６】

ここで、ステップＳ５０１でセットされるＬＥＤセグメントテーブル２には、以下のよう

10

20

30

40

50

オフセット「0」：「0」を表示するセグメントデータ
 オフセット「1」：「1」を表示するセグメントデータ
 オフセット「2」：「2」を表示するセグメントデータ
 オフセット「3」：「3」を表示するセグメントデータ
 オフセット「4」：「4」を表示するセグメントデータ
 オフセット「5」：「5」を表示するセグメントデータ
 オフセット「6」：「6」を表示するセグメントデータ
 オフセット「7」：「7」を表示するセグメントデータ
 オフセット「8」：「8」を表示するセグメントデータ
 オフセット「9」：「9」を表示するセグメントデータ
 オフセット「A」：「=」を表示するセグメントデータ
 オフセット「B」：「A」を表示するセグメントデータ

【0717】

たとえば第1に、獲得数データに、払出し数データ「10（H）」が記憶されている場合には、払出し数データの上位桁のオフセットは「1」となり、下位桁のオフセットは「0」となる。これにより、デジット3aの点灯時には、「1」を表示するセグメントデータが取得され、デジット4aの点灯時には、「0」を表示するセグメントデータが取得される。

また、たとえば第2に、獲得数データに、設定変更中表示データ「88（H）」が記憶されている場合には、設定変更中表示データの上位桁のオフセットは「8」となり、下位桁のオフセットは「8」となる。これにより、デジット3aの点灯時には、「8」を表示するセグメントデータが取得され、デジット4aの点灯時には、「8」を表示するセグメントデータが取得される。

【0718】

さらにまた、たとえば第3に、獲得数データに、押し順指示番号「A1（H）」が記憶されている場合には、押し順指示番号の上位桁のオフセットは「A」となり、下位桁のオフセットは「1」となる。これにより、デジット3aの点灯時には、「=」を表示するセグメントデータが取得され、デジット4aの点灯時には、「1」を表示するセグメントデータが取得される。

さらに、たとえば第4に、獲得数データに、指示規定数表示データ「0B（H）」が記憶されている場合には、上位桁のオフセットは「0」となり、下位桁のオフセットは「B」となる。これにより、デジット3aの点灯時には、「0」を表示するセグメントデータが取得され、デジット4aの点灯時には、「A」を表示するセグメントデータが取得される。

【0719】

次にステップS502に進み、まず、設定値データを取得する。ここでは、アドレス「F000（H）」に記憶された設定値データを読み込み、Aレジスタに記憶する。次に、Aレジスタ値に「1」を加算して、設定値表示データを生成し、Aレジスタに記憶する。この設定値表示データは、設定値を表示するときのオフセット値となる。

後述するように、LEDセグメントテーブル1又は2の先頭アドレス値にオフセット値を加算した値の（LEDセグメントテーブル1又は2の）アドレスに記憶されたセグメントデータが取得される。

次にステップS503に進み、設定値の表示要求があるか否かを判断する。ここで、Dレジスタ値が「00010000（B）」であり、かつ設定変更中又は設定確認中のときは、設定値の表示要求があると判断する。そして、設定値の表示要求ありと判断したときはステップS514に進み、表示要求なしと判断したときはステップS504に進む。

【0720】

ステップS504では、クレジット数データを取得し、Aレジスタに記憶する。次のステップS505では、上位桁用オフセットを取得する。この処理は、ステップS504で取得したクレジット数データ（Aレジスタ値）を「10（D）」で割る演算を実行し、Aレジスタに商の値を記憶し、Eレジスタに余りの値を記憶する処理である。

次のステップ S 5 0 6 では、クレジット数の上位桁の表示要求を有するか否かを判断する。この処理は、上記 D レジスタ値の D 0 ビット（デジット 1 a に相当するビット）が「1」であるか否かを判断し、「1」であるときは「Y e s」と判断する。クレジット数の上位桁の表示要求ありと判断されたときはステップ S 5 1 4 に進み、表示要求なしと判断されたときはステップ S 5 0 7 に進む。

【 0 7 2 1】

ステップ S 5 0 7 では、クレジット数の下位桁の表示要求を有するか否かを判断する。この処理は、上記 D レジスタ値の D 1 ビット（デジット 2 a に相当するビット）が「1」であるか否かを判断し、「1」であるときは「Y e s」と判断し、ステップ S 5 1 3 に進む。一方、クレジット数の下位桁の表示要求なしと判断したときはステップ S 5 0 8 に進む。

10

【 0 7 2 2】

ステップ S 5 0 8 では、獲得数データを読み込み、A レジスタに記憶する。ここで、獲得数データには、小役の入賞に基づくメダルの払出しがあったタイミングでは払出し数データが記憶されている。また、設定変更中のタイミングでは設定変更中表示データ「8 8（H）」が記憶されている。さらにまた、規定数を指示するタイミングであるときは指示規定数表示データ「0 B（H）」が記憶されている。さらに、指示機能を作動させている（押し順を報知している）タイミングでは押し順指示番号「= x（x = 1 ~ 6 のいずれか）」が記憶されている。そして、これらのいずれかのデータを取得し、A レジスタに記憶する。

【 0 7 2 3】

20

次のステップ S 5 0 9 では、エラー表示時に該当するか否かを判断する。この処理は、B レジスタ値（ステップ S 4 9 7 で記憶したエラー番号表示データ）を読み取り、「0」であるか否かを判断し、「0」でないときはエラー表示時であると判断してステップ S 5 1 0 に進み、「0」であるときはエラー表示時でないとしてステップ S 5 1 1 に進む。ステップ S 5 1 0 では、エラー表示用の L E D セグメントテーブル 1 をセットする。なお、L E D セグメントテーブル 1 の具体的構成については説明を省略する。ステップ S 5 1 0 では、当該 L E D セグメントテーブル 1 の先頭アドレスを H L レジスタに記憶する処理を実行する。したがって、この場合には、ステップ S 5 0 1 でセットした L E D セグメントテーブル 2 の先頭アドレスに代えて、L E D セグメントテーブル 1 の先頭アドレスがセット（H L レジスタに記憶）される。

30

【 0 7 2 4】

次のステップ S 5 1 1 では、上位桁用のオフセットを取得する。この処理は、エラー表示時であるとき（B レジスタ値が「0」でないとき）は、B レジスタ値を「1 0（D）」で割る演算を実行し、その商を A レジスタに記憶し、余りを E レジスタに記憶する。一方、エラー表示時でないとき（B レジスタ値が「0」のとき）は、A レジスタ値（払出し数データ、設定変更中表示データ、指示規定数表示データ、又は押し順指示番号）を「1 0（D）」で割る演算を実行し、その商を A レジスタに記憶し、余りを E レジスタに記憶する。

【 0 7 2 5】

次のステップ S 5 1 2 では、獲得数表示 L E D 7 8 の上位桁の表示要求があるか否かを判断する。この処理は、D レジスタ値の D 2 ビット（デジット 3 a に相当するビット）が「1」であるか否かを判断し、「1」であるときは表示要求ありと判断する。表示要求ありと判断されたときはステップ S 5 1 4 に進み、表示要求なしと判断されたときはステップ S 5 1 3 に進む。

40

【 0 7 2 6】

ステップ S 5 1 3 に進むと、下位桁用のオフセットを取得する。この処理は、E レジスタに記憶されたデータを A レジスタに記憶する処理である。すなわち、A レジスタと E レジスタとで、上位桁値と下位桁値とを入れ替える。そしてステップ S 5 1 4 に進む。

ステップ S 5 1 4 では、セグメントデータを取得する。この処理は、H L レジスタに記憶されたデータ（L E D セグメントテーブル 1 又は 2 の先頭アドレス）と、A レジスタに記憶されたデータ（オフセット値）とを加算し、加算後のアドレスに対応する（L E D セグ

50

メントテーブル 1 又は 2 の) セグメントデータを、C レジスタに記憶する処理である。

【0727】

次のステップ S 5 1 5 では、出力ポート 4 用のセグメントデータをセットする。ここでセットするデータは、設定値 (デジット 5 b) 表示用のセグメントデータである。デジット 1 b ~ 4 b は、後述する比率表示処理 (ステップ S 5 2 2) で点灯処理を行うので、ここではデジット 1 b ~ 4 b のセグメントデータはセットされない。

したがって、ステップ S 5 1 5 では、ステップ S 5 0 3 で「Y e s」(設定値表示要求あり) となり、ステップ S 5 1 4 で設定値表示用のセグメントデータが取得され、C レジスタに記憶されたときに、その C レジスタ値を出力ポート 4 用のセグメントデータとしてセットする。

10

【0728】

次にステップ S 5 1 6 に進み、デジット 5 の表示要求があるか否かを判断する。ここで、デジット 5 の表示要求があるのは、D レジスタ値が「0 0 0 1 0 0 0 0 (B)」のときである。デジット 5 の表示要求があると判断したときはステップ S 5 2 0 に進み、デジット 5 の表示要求がないと判断したときはステップ S 5 1 7 に進む。

【0729】

ステップ S 5 1 7 では、出力ポート 3 用のセグメントデータをセットする。ここでは、ステップ S 5 1 4 で記憶された C レジスタ値を、出力ポート 3 用のセグメントデータとしてセットする。なお、ステップ S 5 1 6 で「Y e s」のとき (デジット 5 の表示要求ありのとき) は、ステップ S 4 9 8 でセットしたデータが出力ポート 3 用のセグメントデータとなる。

20

【0730】

次のステップ S 5 1 8 では、有利区間表示 L E D 7 7 のデータをセットする。ここでは、有利区間表示 L E D フラグの値を取得し、当該値が「0」であるか否かを判断する。有利区間表示 L E D フラグの値「0」でないときは、今回の割込み処理で点灯するデジットがデジット 4 a であるか否かを判断する。D レジスタ値の D 3 ビットが「1」であるときは、デジット 4 a の点灯タイミングであると判断する。この場合には、ステップ S 5 1 7 でセットしたセグメントデータと、「1 0 0 0 0 0 0 0」とを O R 演算したデータを、出力ポート 3 用のセグメントデータとしてセットする。これにより、デジット 4 a のセグメント P (有利区間表示 L E D 7 7) が点灯可能なデータがセットされる。

30

【0731】

次に、ステップ S 5 1 9 に進み、ステップ S 5 1 5 でセットした出力ポート 4 用のセグメントデータをクリアする。デジット 5 の表示要求がないとき (ステップ S 5 1 6 で「N o」のとき) は、デジット 5 b (設定値表示 L E D 7 3) を点灯させないようにするためである。

そして、ステップ S 5 2 0 に進み、出力ポート 2 からデジット信号を出力し、出力ポート 3 からセグメント信号を出力する。ここでは、D レジスタ値を出力ポート 2 のデジットデータとしてセットし、出力ポート 2 から出力する。

また、出力ポート 3 から出力されるセグメント信号のデータは、ステップ S 4 9 8 でセットしたデータ (デジット 5 点灯時)、又はステップ S 5 1 7 でセットしたデータ (デジット 1 ~ 4 点灯時) である。

40

【0732】

次にステップ S 5 2 1 に進み、出力ポート 4 からセグメント信号を出力する。出力ポート 4 から出力されるセグメント信号のデータは、ステップ S 5 1 5 でセットしたセグメントデータ (設定値表示要求あり時)、又はステップ S 5 1 9 でクリアされたデータ (設定値表示要求なし時) である。換言すれば、ステップ S 5 1 9 で出力ポート 4 用のセグメントデータがクリアされているときは、出力ポート 4 からは「0 0 0 0 0 0 0 0 (B)」を出力する。

次にステップ S 5 2 2 に進み、比率表示処理 (管理情報表示 L E D 7 4 を点灯させるための処理) に移行する。なお、本実施形態では、比率表示処理については説明を省略する。

50

そして、本フローチャートによる処理を終了する。

【0733】

次に、有利区間表示LED77と電源断との関係（有利区間表示LED77の点灯中に電源断が発生した場合）について説明する。

割込み処理において、図54中、電源断が検知されると、ステップS483以降の処理に進むが、この場合、RWM53に記憶されたデータは、電源断後も保持される。

そして、電源が投入された後、図38のプログラム開始処理（M_PRG_START）において、設定キースイッチがオフのときはステップS208で「No」と判断されるので、電源断復帰が正常であれば、ステップS213の電源断復帰処理（M_POWER_ON；図40）に進む。

【0734】

図40の電源断復帰処理では、ステップS253において、RWM53の初期化範囲がセットされるが、この範囲は、上述したように、RWM53の未使用領域である。したがって、図35中、アドレス「F062（H）」の有利区間表示LEDフラグは、初期化の対象外である。また、アドレス「F051（H）」のLED表示カウンタも同様である。

【0735】

図40の電源断復帰処理において、RWM53の初期化が終了すると、ステップS262で割込みが起動される。したがって、ステップS262以降、2.235msの間隔で、図53の割込み処理が実行される。割込み処理が実行されると、図55のLED表示制御（I_LED_OUT）中、ステップS496において、LED表示カウンタ値が読み込まれる。また、ステップS512で「No」のときが、デジット4aの表示要求ありのときである。この場合、エラー表示時でなく（ステップS509で「No」）、かつ、有利区間表示LEDフラグが「1」のときは、ステップS518において、セグメントデータのD7ビットが「1」にされ、そのセグメントデータが出力される（ステップS520）。これにより、有利区間表示LED77が点灯する。

以上のようにして、有利区間表示LED77が点灯している状態で電源断となったときは、電源断復帰処理において割込み処理が実行されると、有利区間表示LED77が再度点灯する。

【0736】

一方、電源断後、設定キースイッチがオンの状態で電源が投入されたときは、以下のようになる。

図38のプログラム開始処理において、設定キースイッチがオンであるときは、ステップS208で「Yes」となり、ステップS212の設定変更処理（M_RANK_SET；図39）に移行する。

図39において、ステップS221でRWM53の初期化範囲が指定されるが、この初期化範囲には、アドレス「F062（H）」の有利区間表示LEDフラグも含まれる。なお、電源断復帰が正常でないと判断され、ステップS223に進むと、RWM53の全範囲（アドレス「F062（H）」を含む）が初期化される。

【0737】

よって、有利区間表示LEDフラグの初期化により、それまで点灯を示す「1」が記憶されていたとしても、消灯を示す「0」になる。

その後、図39のステップS233では割込みが起動される。割込みが起動されると、LED表示制御（図55）において、設定値表示LED73の点灯タイミングとなったときに、設定値表示LED73に、現設定値が表示される。そして、図39中、ステップS240に進むと、設定値を変更可能な状態（設定変更スイッチをオンにすれば設定値が変更される状態）となる。

【0738】

また、図39中、ステップS233で割込み処理が起動され、LED表示制御（図55）が実行された場合において、デジット4aの点灯タイミングとなったときでも、有利区間表示LEDフラグの値はすでに「0」となっているので、有利区間表示LED77は、消

10

20

30

40

50

灯のままである。

以上のように、設定キースイッチがオンの状態で電源が投入され、設定変更処理に移行したときは、有利区間表示LED77が点灯することはない。また、設定変更処理を終了してメイン処理に移行したとしても、有利区間表示LED77は消灯したままである。

【0739】

また、図41のメイン処理において、有利区間表示LED77が点灯しており、ステップS286からステップS289までのループ中、すなわちリール31の回転中に電源断が生じた場合には、以下ようになる。

割込み処理において電源断が検知されると、図54中、ステップS483において、すべての出力ポート52がオフにされるので、リール31を回転させるためのモータ32の駆動信号もオフとなる。その結果、回転中のリール31（モータ32）も電源断によって停止する。

【0740】

次に、電源が供給されると、上述した図40の電源復帰処理（M_POWER_ON）を経て、電源断前の状態に復帰する。これにより、出力ポート52から、電源断前と同じモータ32の駆動信号が出力される。ここで、電源断前のモータ32の駆動信号は、定速状態を維持する信号である。なお、本実施形態では、モータ32（リール31）の定速状態では、1割込み（2.235ms）で1ステップ駆動であるものとする。しかし、駆動停止後のモータ32に対し、最初から定速状態の駆動信号を出力しても、その回転トルクは弱いの

【0741】

したがって、リール31は回転しないので、インデックスセンサ33がリール31のインデックスを検知しない（インデックスを切らない）。一定時間、インデックスを検知しないと判断したときは、リール31が回転していないと判断され、モータ32の再加速（再稼働）を実行する。モータ32の加速は、たとえば、最初は20割込み（ $20 \times 2.235 = 44.7$ ms）で1ステップ駆動、次は16割込みで1ステップ駆動、さらに次は12割込みで1ステップ駆動、・・・と徐々に少ない時間で1ステップ駆動していく方法である。加速状態は、たとえば約100ステップ程度の時間を要する。これにより、リール31の回転を開始することができる。

【0742】

一方、電源が投入され、図40中、ステップS262で割込みが起動すると、LED表示カウンタの値に基づいて、デジット1a～5aがダイナミック点灯するが、割込み起動後の最初のLED表示カウンタが、デジット3aを点灯させる値（図34中、「00000100（B）」）であるときは、その時点から4割込み後にLED表示カウンタが「000001000（B）」となり、デジット4a（有利区間表示LED77）の点灯タイミングが到来する。

【0743】

一方、リール31のインデックスがリールセンサ33によって検知される手前で電源断となり（たとえば、残り「1」～数ステップで、リールセンサ33がリール31のインデックスを検知するような場合）、電源投入後、リール31のインデックスがリールセンサ33によって検知されないと判断し、再加速を行ったとしても、上述したように、リール31（モータ32）が定速状態に至るまでには、少なくとも数十割込みを要する。

したがって、電源投入後は、有利区間表示LED77が点灯した後に、リール31が定速状態となる。すなわち、ストップスイッチ42の操作受け付けが可能な状態となった時点では、有利区間表示LED77が点灯していることとなる。

【0744】

また、リール31のインデックスがリールセンサ33から比較的離れた位置でリール31が停止したときは、割込み起動後、リールセンサ33がリール31のインデックスを検知しないと判断するまで、数～数十割込みを要する。したがって、この場合には、モータ32の再加速前に、有利区間表示LED77が点灯する。

以上のように、電源断からの復帰後に、リール 3 1 が再回転して定速状態に戻るまでに、有利区間表示 LED 7 7 が点灯するように設定されている。

【0745】

また、図 4 1 のメイン処理において、有利区間表示 LED 7 7 が点灯しており、ステップ S 2 9 4 における入賞によるメダル払出し処理において、ホッパーモータ 3 6 の駆動中に電源断が生じた場合には、以下になる。なお、第 6 実施形態で説明したように、ホッパーモータ 3 6 は、DC モータである。

図 4 9 に示す入賞によるメダル払出し処理において、ステップ S 3 9 8 では、ホッパーモータ 3 6 を駆動し、図 7 に示すように、払出しセンサ 3 7 a 及び 3 7 b のそれぞれが可動片 3 9 a を正常に検知したとき（図 8 中、S 3 1 ~ S 3 4）に、メダルが 1 枚正常に払い出されたと判断する。そして、払出し数に相当するメダルが払い出されたと判断するまで、ホッパーモータ 3 6 は、駆動し続ける。

メダルの払出し中において、すべてのメダルが払い出される前に、割込み処理において電源断が検知されると、図 5 4 中、ステップ S 4 8 3 において、すべての出力ポート 5 2 がオフにされるので、ホッパーモータ 3 6 の駆動信号もオフとなる。これにより、メダル払出し処理は中断する。

【0746】

次に、電源が供給されると、上述した図 4 0 の電源復帰処理（M_POWER_ON）を経て、メイン処理（図 4 1）のステップ S 2 9 4（入賞によるメダル払出し処理）に復帰する。これにより、出力ポート 5 2 から、電源断前と同じようにホッパーモータ 3 6 の駆動信号が出力される。なお、図 4 1 に示すように、ステップ S 2 9 4 における入賞による払出し処理が完了するまで、メイン処理は進行しない。

一方、電源断から復帰したときは、上述したように、4 割込み以内で、デジット 4 a（有利区間表示 LED 7 7）の点灯タイミングが到来する。

【0747】

これに対し、図 8 に示すように、メダルを 1 枚払い出すことに要する時間は、一概には言えないが、おおよそ、約 100ms 程度を要する。したがって、電源断から入賞によるメダル払出し処理に復帰し、残りのメダルを払い出す前までに、有利区間表示 LED 7 7 が点灯する。換言すれば、電源断からの復帰後、入賞によるメダル払出し処理が終了したときは、その時点で、有利区間表示 LED 7 7 は点灯している。

【0748】

また、電源の瞬断があったときに、有利区間表示 LED 7 7 が一瞬消灯してしまうことを防止する方法としては、以下の方法が挙げられる。

図 5 4 に示すように、電源断を検知したときは、ステップ S 4 8 3 においてすべてのポート 5 2 の出力をオフにするので、この処理以降は、出力ポート 2 からのデジット信号及び出力ポート 3 からのセグメント信号が出力されない。これにより、デジット 4 a のセグメント P である有利区間表示 LED 7 7 は、消灯する。

【0749】

そこで、図 5 4 のステップ S 4 8 8 に進み、リセット待ちとなった後に、有利区間表示 LED フラグが「1」であるときは、出力ポート 2 から D 3 ビット（デジット 4 a）のオン信号を出力し、かつ、出力ポート 3 から D 7 ビット（セグメント P）のオン信号を出力することが挙げられる。なお、図 5 4 中、ステップ S 4 8 8 に進み、リセット待ちとなった後のループ処理では、割込み処理は発生しないので、この場合の有利区間表示 LED 7 7 の点灯は、常時点灯（スタティック点灯）となる。これにより、瞬断が発生しても、有利区間表示 LED 7 7 が見た目上、消灯しないようにすることができる。

あるいは、図 5 4 中、ステップ S 4 8 3 の処理において、出力ポート 2 及び 3 をオフにしないが、他の出力ポートについてはオフにする処理を実行してもよい。このように制御しても、有利区間表示 LED 7 7 が瞬断で消灯しないようにすることができる。

【0750】

なお、本実施形態では、デジット 4 a のセグメント P を有利区間表示 LED 7 7 に設定し

10

20

30

40

50

、ダイナミック点灯により有利区間表示LED77を点灯させている。しかし、これに限らず、有利区間表示LED77を別個独立したLEDから構成してもよい。そして、その有利区間表示LED77をスタティック点灯させ、電源断を検知したときもその有利区間表示LED77に対応する出力ポートをオフにしなければ、瞬断時に有利区間表示LED77が消灯してしまうことを防止することができる。

【0751】

次に、サブ制御基板80側の差枚数表示について説明する。サブ制御基板80は、AT中に、差枚数を画像表示装置23に画像表示する。このため、本実施形態において、サブ制御基板80のRWM83には、以下の記憶領域が設けられている。

は、以下を備える。

- 1) ATフラグ
- 2) サブ差枚数カウンタ
- 3) 引戻しフラグ
- 4) 引戻し遊技回数カウンタ

【0752】

メイン制御基板50では、毎遊技、ATフラグのオン／オフに対応するコマンドをサブ制御基板80に送信する。なお、メイン制御基板50側のATフラグがオフからオンになったとき、及びオンからオフになったときのみ、コマンドを送信してもよい。

サブ制御基板80は、メイン制御基板50からATフラグのオン／オフの情報を受信して、サブ制御基板80側で備えるATフラグをオン／オフする。さらに、サブ制御基板80は、サブ制御基板80側のATフラグがオフからオンになったこと（ATフラグの立ち上がりデータ）及びオンからオフになったこと（ATフラグの立ち下がりデータ）を記憶する。

【0753】

また、上述したように、メイン制御基板50は、AT中は、毎遊技、AT遊技回数カウンタを更新し、AT遊技回数カウンタが「0」となったときは、ATを終了する。さらに、差数カウンタが「2400(D)」となったとき、又は有利区間クリアカウンタが「0」となったときは、AT（及び有利区間）を終了する。

メイン制御基板50は、AT及び有利区間を終了するときは、差数カウンタの初期化処理を実行するので、次回遊技から通常区間に移行したときは、差数カウンタは「0」となる。

【0754】

これに対し、サブ制御基板80は、AT中の差枚数をカウントするサブ差枚数カウンタを備える。サブ差枚数カウンタは、ATの開始時には「0」であり（後述する引戻し期間中にATに当選し、ATを開始した場合を除く。）、その後は、毎遊技、差枚数を更新する。なお、桁下がりが生じたときは、メイン制御基板50の差数カウンタと異なり、「0」に補正することなく、桁下がりが生じたままとする。

【0755】

たとえば、ATを開始した場合において、

- 1 遊技目：役の非当選（差枚数「-3」）
- 2 遊技目：役の非当選（差枚数「-3」）
- 3 遊技目：押し順ベルの当選（差枚数「+5」）
- 4 遊技目：役の非当選（差枚数「-3」）
- 5 遊技目：押し順ベルの当選（差枚数「+5」）

であったと仮定する。

この場合、サブ差枚数カウンタ（2バイトカウンタ）は、

- 1 遊技目：0 (H) - 3 (H) = F F F D (H)
- 2 遊技目：F F F D (H) - 3 (H) = F F F A (H)
- 3 遊技目：F F F A (H) + 5 (H) = F F F F (H)
- 4 遊技目：F F F F (H) - 3 (H) = F F F C (H)
- 5 遊技目：F F F C (H) + 5 (H) = 0 0 0 1 (H)

10

20

30

40

50

と更新されていく。

【0756】

なお、リプレイ当選時は、差数カウンタと同様に、サブ差枚数カウンタを更新しない。なお、これに限らず、リプレイ入賞時の遊技では、払出し数を「0」とし、その次回遊技（再遊技時）のベット数を「0」としてサブ差枚数を算出してもよい。

さらに、上述したように、メイン制御基板50の差数カウンタは、有利区間を終了する場合には初期化処理を実行するが、サブ制御手段80のサブ差枚数カウンタは、AT（有利区間）を終了しても、直ちに初期化処理を実行せず、かつ、カウントも停止しない場合を有する。サブ制御基板80は、ATを終了し、かつサブ差枚数カウンタのカウントを継続するときには、引戻しフラグをオン（「1」）にする。

10

【0757】

サブ制御基板80は、AT終了時にサブ差枚数カウンタ値を判断し、サブ差枚数カウンタ値が所定値（たとえば、「2000（D）」）未満（又は以下）であるときは、サブ差枚数カウンタのカウントを継続する。これに対し、サブ差枚数カウンタ値が所定値を超える（又は所定値以上である）ときは、サブ差枚数カウンタをクリアする。サブ差枚数カウンタが上限値近くになってATが終了した場合において、ATを引き戻したときは、サブ差枚数カウンタ値がすぐに上限値に到達する可能性があるので、このような場合には、次のATに差枚数を引き継がないようにする。

【0758】

引戻しフラグは、AT終了後、所定遊技回数（本実施形態では「50」遊技）以内にATを引き戻したか（再当選したか否か）を判断するためのフラグである。

20

AT終了時には、引戻しフラグをオンにするとともに、引戻し遊技回数カウンタに「50（D）」をセットする。引戻し遊技回数カウンタは、AT終了後の（引戻し期間中の）遊技回数をカウントするためのものである。AT終了時に引戻し遊技回数カウンタに「50（D）」をセットし、その後は、ATに当選していなければ、毎遊技、「1」を減算し続ける。そして、引戻し遊技回数カウンタが「0」となったときは、ATの引戻し失敗となり、引戻しフラグをオフにし、かつ、サブ差枚数カウンタをクリア（初期化）する。そして、サブ制御基板80は、AT終了後、引戻しフラグがオンであるときは、サブ差枚数カウンタを更新する。

【0759】

30

また、引戻し期間中（引戻しフラグがオンのとき）に、BB等の特別役に当選し、BB遊技等の特別遊技を実行したときは、当該特別遊技中は、引戻し遊技回数カウンタを減算（更新）しない。

一方、引戻し遊技回数カウンタが「0」になる前にATに当選したときは、ATの引戻し成功となり、その後のATでは、前回のATの差枚数を引き継いだ枚数が画像表示される。たとえば、

1回目ATでの差枚数：+1000枚

1回目AT終了後、2回目ATに当選するまでの差枚数：-100枚

であるとき、2回目ATの開始時の差枚数は、「+900枚」と画像表示される。

【0760】

40

また、サブ差枚数カウンタでカウントできる上限値が設定されている。本実施形態では、以下のように設定されている。

1) AT中の上限値：2414（D）

2) AT中に特別役に対応する図柄組合せが停止し、当該特別役に係る特別遊技での獲得可能枚数（見込み差枚数）が「250（D）」のときの上限値：「2414（D）-250（D）=2164（D）」

3) 引戻し期間中の上限値：2000（D）

【0761】

上記1)に示すように、AT中にサブ差枚数カウンタ値が「2414（D）」を超えたときは、それ以上のサブ差枚数のカウントを中止し、サブ差枚数カウンタをクリアする。

50

本実施形態では、サブ差枚数カウンタ値と、画像表示装置 23 に画像表示される差枚数は、連動（一致）している。たとえば、AT 中にサブ差枚数カウンタが「1000（D）」となったときは、画像表示装置 23 に、「AT 中獲得枚数：1000 枚」のように画像表示する。

【0762】

上述したように、メイン制御基板 50 の差数カウンタが「2400（D）」を超えたときは、AT（及び有利区間）を終了する。このため、差数カウンタの取り得る最大値は、「2414（D）」であることは、前述した通りである。

そこで、サブ制御基板 80 側のサブ差枚数カウンタについても、メイン制御基板 50 の差数カウンタに準じて、カウントできる最大値を「2414（D）」に設定している。

サブ差枚数カウンタの最大値が「2414（D）」であるので、画像表示装置 23 に画像表示される最大差枚数は、「2414 枚」となる。これにより、過大な差枚数が画像表示されることを防止し、著しく射幸心をあおる画像表示を防止することが可能となる。

【0763】

また、本実施形態において、図 26（第 9 実施形態）で示したように、BB 遊技での獲得可能枚数が 250 枚である場合に、AT 中に BB に当選し、BB に対応する図柄組合せが停止表示したときは、その時点でのサブ差枚数カウンタ値を判断する。そして、サブ差枚数カウンタ値が上述した「2164（D）」を超えるときは、BB 遊技終了時に「2414（D）」を超えるので、BB に対応する図柄組合せが停止表示した時点で、サブ差枚数カウンタをクリアする（上記 2））。

【0764】

この場合、画像表示装置 23 において、差枚数に対応する画像表示として、「おめでとう」や「祝」等を画像表示する。なお、このように、BB 遊技の開始時からすでに「おめでとう」等と表示するのではなく、BB 遊技の開始時にはサブ差枚数カウンタをクリアせず、「2414（D）」を超えるまでサブ差枚数カウンタをカウントし続け、「2414（D）」を超えたときにサブ差枚数カウンタをクリアして、「おめでとう」等と画像表示してもよい。

【0765】

さらにまた、引戻し期間中に差枚数が増加する可能性がある。たとえば引戻し期間中に特別役に当選し、特別遊技を消化した結果、差枚数カウンタ値が増加する場合が挙げられる。特に、特定の BB に当選したときに AT に当選する仕様である場合、その BB 遊技の終了後は、AT に移行する。一方、その BB 遊技終了時にサブ差枚数カウンタが上限値近くになっているときは、その BB 遊技終了後の AT で差枚数を引き継いでも、すぐに上限値に到達してしまう。そこで、引戻し期間中にサブ差枚数カウンタ値が「2000（D）」を超えたときは、サブ差枚数カウンタをクリアしている。たとえば、AT 引戻し期間中に、AT 付き BB に当選し、BB 遊技を消化した場合において、BB 遊技の最終遊技の終了時にサブ差枚数カウンタ値が「2000（D）」を超えているときは、サブ差枚数カウンタをクリアする。これにより、BB 終了後の AT では、差枚数の表示は「0」から開始される。

【0766】

なお、上述したように、引戻し期間中に特別遊技に移行しても、その特別遊技中は、引戻し遊技回数カウンタを減算しない。そして、引戻し期間中に特別役に当選したときは、その特別遊技中に、サブ差枚数カウンタの更新を継続してもよく、あるいは中断してもよい。更新を中断する例としては、たとえば引戻し期間中のサブ差枚数カウンタ値が「1000（D）」であるときに AT 付き BB に当選したときは、サブ差枚数カウンタ値を「1000（D）」で停止する。そして、その後の BB 遊技で「250」枚を獲得しても、この「250」枚はサブ差枚数カウンタには加算されない。よって、その BB 遊技終了後に AT に移行したときは、差枚数は「1000」枚から開始される。

【0767】

一方、サブ差枚数カウンタの更新を継続する例としては、たとえば、引戻し期間中のサブ

10

20

30

40

50

差枚数カウンタ値が「1000(D)」であるときにAT付きBBに当選し、その後のBB遊技で「250」枚を獲得したときは、BB遊技終了時のサブ差枚数カウンタは「1250(D)」となる。そして、そのBB遊技終了後にATに移行したときは、差枚数は「1250」枚から開始される。

また、サブ差枚数カウンタの更新を継続する場合において、たとえば引戻し期間中のサブ差枚数カウンタ値が「1800(D)」であるときにAT付きBBに当選し、その後のBB遊技で「250」枚を獲得したときは、BB遊技終了時のサブ差枚数カウンタは「2050(D)」となり、「2000(D)」を超える。したがって、BB遊技の終了時までにはサブ差枚数カウンタはクリアされ、BB終了後のATでは、差枚数の表示は「0」から開始される。

【0768】

また、サブ差枚数カウンタは、ベット数にかかわらず、当該遊技の差枚数を更新してもよいが、本実施形態では、所定の規定数で遊技が開始されたときに限り、当該遊技の差枚数を更新する。

ここで、メイン制御基板50の差数カウンタは、当該遊技のベット数にかかわらず更新される。

これに対し、本実施形態では、サブ差枚数カウンタを更新する条件は、ベット数(規定数)「3」であるときと定め、ベット数(規定数)「2」で遊技が開始されたときは、その遊技では差枚数を更新しない。

【0769】

次に、サブ差枚数カウンタ管理処理についてフローチャートを用いて説明する。

図56及び図57は、第11実施形態におけるサブ差枚数カウンタ管理処理を示すフローチャートである。図57は、図56に続くフローチャートである。

図56のステップS531において、サブ制御基板80は、ATフラグがオンであるか否か(現在がAT中であるか否か)を判断する。ATフラグがオンであると判断したときはステップS533に進み、ATフラグがオンでないと判断したときはステップS532に進む。

【0770】

ステップS532では、サブ制御基板80は、引戻しフラグがオンであるか否かを判断する。引戻しフラグがオンであると判断したときはステップS533に進み、引戻しフラグがオンでないと判断したときは本フローチャートによる処理を終了する。すなわち、非AT中かつ引戻しフラグがオフであるときは、サブ差枚数カウンタの更新を行わない。

【0771】

次のステップS533では、サブ制御基板80は、メイン制御基板50からベットコマンドを受信したか否かを判断する。メイン制御基板50は、スタートスイッチ41が操作されて当該遊技のベット数が確定したときは、当該遊技のベット数を判別可能なベットコマンドをサブ制御基板80に送信する。このベットコマンドを受信したと判断したときはステップS534に進む。

【0772】

ステップS534では、受信したベットコマンドに基づいて、ベット数(規定数)が「3」であるか否かを判断する。ベット数が「3」であると判断したときはステップS535に進み、ベット数が「3」でないと判断したときは本フローチャートによる処理を終了する。このように、本実施形態では、サブ差枚数カウンタが更新されるのはベット数「3」であるときに限られる。したがって、AT中や引戻し期間中であっても、ベット数が「3」以外のときは、当該遊技ではサブ差枚数カウンタを更新しない。なお、図51及び図52から明らかなように、メイン制御基板50側の差数カウンタは、当該遊技でのベット数(規定数)にかかわらず更新される。

【0773】

ステップS534からステップS535に進むと、サブ制御基板80は、サブ差枚数カウンタからベット数(「3」)を減算する。次にステップS536に進み、サブ制御基板8

10

20

30

40

50

0 は、払出しコマンドを受信したか否かを判断する。図 4 1 のメイン処理 (M_MAIN) 中、ステップ S 2 9 1 で表示判定が行われた後、メイン制御基板 5 0 は、払出し数を判別可能な払出しコマンドをサブ制御基板 8 0 に送信する。

ステップ S 5 3 6 で払出しコマンドを受信したと判断したときはステップ S 5 3 7 に進み、サブ制御基板 8 0 は、サブ差枚数カウンタに払出し数を加算する。

次のステップ S 5 3 8 では、サブ制御基板 8 0 は、A T フラグがオンであるか否かを判断する。オンであると判断したときはステップ S 5 3 9 に進み、オンでないと判断したときは、図 5 7 中、ステップ S 5 4 7 に進む。

【0 7 7 4】

ステップ S 5 3 9 では、今回遊技で A T フラグがオンとなったか否か (A T フラグの立ち上がりかオンか否か) を判断する。今回遊技で A T フラグがオンになったと判断したときはステップ S 5 4 0 に進み、今回遊技で A T フラグがオンになっていない (A T フラグの立ち上がりかオフである) と判断したときはステップ S 5 4 3 に進む。したがって、ステップ S 5 3 9 からステップ S 5 4 3 に進むのは、前回遊技以前から A T のときである。

【0 7 7 5】

ステップ S 5 4 0 では、サブ制御基板 8 0 は、引戻しフラグがオンであるか否かを判断する。引戻しフラグがオンであると判断したときはステップ S 5 4 1 に進み、オンでないと判断したときは本フローチャートによる処理を終了する。たとえば、今回遊技で A T フラグがオンとなり (ステップ S 5 3 9 で「Y e s」)、かつ引戻しフラグがオフであるとき (ステップ S 5 4 0 で「N o」、すなわち引戻し期間中でないとき) は、この時点でサブ差枚数カウンタは「0」であるから、サブ差枚数カウンタを更新する必要はないので、本フローチャートによる処理を終了する。

【0 7 7 6】

ステップ S 5 4 0 からステップ S 5 4 1 に進むと、サブ制御基板 8 0 は、引戻しフラグをオフにする。次のステップ S 5 4 2 では、サブ制御基板 8 0 は、引戻し遊技回数カウンタをクリアする。ここで、ステップ S 5 3 9 で「Y e s」であり、かつステップ S 5 4 0 で「Y e s」のときは、引戻し期間中に A T に当選した場合に相当する。したがって、この場合には、引戻しフラグをオフにし、かつ、引戻し遊技回数カウンタをクリアする。

次にステップ S 5 4 3 に進み、サブ制御基板 8 0 は、サブ差枚数カウンタが上限値である「2 4 1 4 (D)」を超えているか否かを判断する。サブ差枚数カウンタが「2 4 1 4 (D)」を超えていると判断したときはステップ S 5 4 6 に進む。そして、ステップ S 5 4 6 では、サブ差枚数カウンタをクリアする。このようになるのは、A T 終了後の引戻し期間中に差枚数が増加し、サブ差枚数カウンタが「2 4 1 4 (D)」を超えた場合に起こり得る。

【0 7 7 7】

一方、ステップ S 5 4 3 において、サブ差枚数カウンタが「2 4 1 4 (D)」を超えていないと判断したときはステップ S 5 4 4 に進み、サブ制御基板 8 0 は、今回遊技で B B に対応する図柄組合せが停止表示したか否かを判断する。なお、B B に対応する図柄組合せが停止表示したときは、そのコマンドがメイン制御基板 5 0 から送信される。

このステップ S 5 4 4 で「Y e s」となるのは、引戻し期間中に A T 付き B B に当選した場合である。なお、本フローチャートでは、B B に当選した遊技で B B に対応する図柄組合せが停止表示されるものとする。

B B に対応する図柄組合せが停止表示したと判断したときはステップ S 5 4 5 に進み、B B に対応する図柄組合せが停止表示していないと判断したときは本フローチャートによる処理を終了する。

【0 7 7 8】

ステップ S 5 4 5 では、サブ制御基板 8 0 は、サブ差枚数カウンタが「2 1 6 4 (D)」を超えているか否かを判断する。サブ差枚数カウンタが「2 1 6 4 (D)」を超えていると判断したときはステップ S 5 4 6 に進み、上述したようにサブ差枚数カウンタをクリアして本フローチャートによる処理を終了する。これに対し、ステップ S 5 4 5 でサブ差枚

10

20

30

40

50

数カウンタが「2164 (D)」を超えていないと判断したときは（サブ差枚数カウンタ値を維持して）本フローチャートによる処理を終了する。

【0779】

上述したように、本実施形態のBB遊技が、図26（第9実施形態）で示すように250枚を超える払出しで終了する場合、BB遊技開始時にサブ差枚数カウンタが「2164 (D)」を超えているときは、BB遊技の最終遊技までに「2414 (D)」（上限値）を超えることになる。そこで、このフローチャートの例では、BB遊技開始時（開始前）に、BB遊技中にサブ差枚数カウンタが上限値を超えるか否かを判断し、上限値を超えると判断したときは、BB遊技開始前にサブ差枚数カウンタをクリアするものである。そして、画像表示装置23に画像表示される差枚数は、サブ差枚数カウンタに基づくものである。10

【0780】

ステップS538においてATフラグがオンでないと判断され、図57のステップS547に進むと、サブ制御基板80は、今回遊技でATフラグがオフとなったか否か（ATフラグの立ち下がりがオンか否か、すなわち今回遊技でATを終了したか否か）を判断する。今回遊技でATフラグがオフになったと判断したときはステップS548に進み、今回遊技でATフラグがオフになっていない（ATフラグの立ち下がりがオフである）と判断したときはステップS551に進む。

【0781】

ステップS548では、サブ制御基板80は、サブ差枚数カウンタが「2000 (D)」未満であるか否かを判断する。サブ差枚数カウンタが「2000 (D)」未満であると判断したときはステップS549に進む。これに対し、「2000 (D)」未満でないと判断したときはステップS557に進む。20

【0782】

ステップS549では、サブ制御基板80は、引戻しフラグをオンにする。次にステップS550に進み、サブ制御基板80は、引戻し遊技回数カウンタに初期値「50 (D)」をセットする。そして本フローチャートによる処理を終了する。

以上のステップS548～S550の処理により、AT終了時に、サブ差枚数カウンタが「2000 (D)」未満であるときは、引戻しフラグをオンにして、引戻し遊技回数の初期値「50 (D)」をセットする。なお、引戻し遊技回数の初期値として「50 (D)」をセットするのは、50遊技以内のAT引戻しをATの連チャン（サブ差枚数を次のATに引き継ぐ条件）とするためである。したがって、引戻し遊技回数は、仕様に応じて、「50 (D)」に限らず、「30 (D)」や「100 (D)」等、種々設定することができる。30

また、AT終了時に、サブ差枚数カウンタが「2000 (D)」以上であるときは、その後ATを引き戻しても、引戻し後のAT中にサブ差枚数カウンタが上限値を超えてしまう可能性が高いので、そのような場合には、引戻しフラグのセットを行わない。

【0783】

一方、ステップS548においてサブ差枚数カウンタが「2000 (D)」未満でないと判断してステップS557に進むと、サブ制御基板80は、サブ差枚数カウンタをクリアする。そして本フローチャートによる処理を終了する。換言すると、AT終了時にサブ差枚数カウンタが「2000 (D)」以上であるときは、その後ATに移行したとしても、サブ差枚数カウンタは、初期値「0」から開始する。40

【0784】

また、ステップS547からステップS551に進むと、サブ制御基板80は、今回遊技がBB作動中（BB遊技中）であるか否かを判断する。なお、図35で示す作動状態フラグの情報は、メイン制御基板50からサブ制御基板80に送信される。

ステップS551においてBB作動中でないと判断したときはステップS552に進みサブ制御基板80は、引戻しフラグがオンであるか否かを判断する。引戻しフラグがオンで50

あると判断したときはステップ S 5 5 3 に進み、引戻しフラグがオンでないと判断したときは本フローチャートによる処理を終了する。

【 0 7 8 5 】

ステップ S 5 5 3 では、引戻し遊技回数カウンタを「1」減算する。換言すれば、引戻し期間中において、B B 作動中（B B 遊技中）であるときは、引戻し遊技回数カウンタの更新（減算）処理を実行しない仕様である。なお、これに限らず、引戻し期間中の B B 遊技中であっても引戻し遊技回数カウンタを減算してもよい。

次のステップ S 5 5 4 では、サブ制御基板 8 0 は、引戻し遊技回数カウンタが「0」となったか否かを判断する。引戻し遊技回数カウンタが「0」でないと判断したときは本フローチャートによる処理を終了する。これに対し、引戻し遊技回数カウンタが「0」であると判断したときはステップ S 5 5 5 に進む。

【 0 7 8 6 】

ステップ S 5 5 5 では、引戻しフラグをオフにする。次のステップ S 5 5 6 では、引戻し遊技回数カウンタをクリアする。なお、ステップ S 5 5 4 で「Y e s」のときは、引戻し遊技回数カウンタが「0」になっているので、ステップ S 5 5 6 における引戻し遊技回数カウンタのクリア処理を省略してもよい。ただし、後述するステップ S 5 6 0 で「N o」となったときは、ステップ S 5 5 6 を経由して引戻し遊技回数カウンタをクリアする。

次にステップ S 5 5 7 に進み、サブ制御基板 8 0 は、サブ差枚数カウンタをクリアする。このように、引戻しフラグがオフ、引戻し遊技回数カウンタが「0」（クリア）のときは、サブ差枚数カウンタはクリアされ（「0」にされ）、その後は A T が開始するまで「0」を維持する。

【 0 7 8 7 】

ステップ S 5 5 1 において B B 作動中であると判断され、ステップ S 5 5 8 に進むと、サブ制御基板 8 0 は、今回遊技が B B 作動中（B B 遊技）の最終遊技であるか否かを判断する。B B 遊技の最終遊技であるか否かの判断は、サブ制御基板 8 0 側で、B B 遊技の開始時からの払出し数を算出して判断してもよく、あるいは、メイン制御基板 5 0 から送信されてくるコマンドに基づいて判断してもよい。

B B 遊技の最終遊技であると判断したときはステップ S 5 5 9 に進み、最終遊技でないと判断したときは本フローチャートによる処理を終了する。

【 0 7 8 8 】

ステップ S 5 5 9 では、サブ制御基板 8 0 は、引戻しフラグがオンであるか否かを判断する。引戻しフラグがオンであると判断したときはステップ S 5 6 0 に進み、引戻しフラグがオンでないと判断したときは本フローチャートによる処理を終了する。

ステップ S 5 6 0 では、サブ制御基板 8 0 は、サブ差枚数カウンタが「2 0 0 0（D）」未満であるか否かを判断する。サブ差枚数カウンタが「2 0 0 0（D）」未満であると判断したときはステップ S 5 6 1 に進み、引戻し遊技回数カウンタを「5 0（D）」に再セットする。そして本フローチャートによる処理を終了する。これにより、引戻しフラグがオンであるときに B B 遊技を実行し、B B 遊技の最終遊技でサブ差枚数カウンタが「2 0 0 0（D）」未満であるときは、再度、次回遊技から引戻し期間（5 0 遊技）が新たに設定されることになる。すなわち、A T 終了後に引戻し遊技回数が初期値「5 0」に設定され、その引戻し期間中に B B 遊技を実行し、B B 遊技の最終遊技で差枚数カウンタが「2 0 0 0（D）」未満であるときは、引戻し遊技回数が「5 0」に再設定される。

【 0 7 8 9 】

一方、ステップ S 5 6 0 においてサブ差枚数カウンタが「2 0 0 0（D）」未満でないと判断したときは、ステップ S 5 5 5 に進む。ステップ S 5 5 5 以降では、引戻しフラグをオフにし、引戻し遊技回数カウンタをクリアし、サブ差枚数カウンタをクリアする。これにより、引戻し期間が終了する。このように、B B 遊技の最終遊技では、引戻し期間中であるときはその時点でのサブ差枚数を判断し、サブ差枚数が「2 0 0 0（D）」以上であるときは、引戻し期間を終了する。

【 0 7 9 0 】

10

20

30

40

50

以上のサブ差枚数カウンタ管理では、ベットコマンドを受信したタイミングでサブ差枚数カウンタを更新する。すなわち、全リール 3 1 の停止前にサブ差枚数を更新する。これに対し、差数カウンタは、遊技終了チェック処理の有利区間カウンタ管理で実行されるので、ベット数の減算についても全リール 3 1 の停止後に実行される。

そこで、サブ差枚数カウンタについても、差数カウンタと同様に、全リール 3 1 の停止後に、ベット数の減算と、払出し数の加算とを実行してもよい。

【0791】

また、サブ差枚数カウンタは、遊技終了時の差枚数がマイナスとなっても（桁下がりが生じて）、その値（桁下がりした値）を記憶する。しかし、これに限らず、差数カウンタと同様に、遊技終了時にサブ差枚数カウンタがマイナスであるとき（桁下がりが発生しているとき）は、「0」に補正してもよい。

10

さらにまた、サブ差枚数カウンタがマイナスとなる場合がある仕様であっても、画像表示装置 2 3 には、差枚数「0」と表示する。

【0792】

この場合には、以下のように処理することが挙げられる。

サブ差枚数カウンタは、上述したように、2 バイトカウンタであり、その上限値は、「2 4 1 4 (D)」すなわち「0 9 6 E (H)」である。したがって、最上位桁の値は「0 (H)」である。そこで、最上位桁の値が「0 (H)」であるか否かを判断することにより、桁下がりが生じているか否かを判断することができる。そして、桁下がりが生じている（最上位桁の値が「0 (H)」でない）と判断したときは、画像表示装置 2 3 に表示する差枚数を「0」とすることが挙げられる。

20

【0793】

また、図 5 6 及び図 5 7 の例では、B B を例に挙げているが、これに限らず、サブボーナス（ボーナス（B B）のように見せる A T）であっても同様に適用することができる。サブボーナスは、遊技回数や払出し枚数又は差枚数を終了条件に設定しているものである。この場合には、ステップ S 5 4 4 では、サブボーナス図柄が停止表示したか否かを判断する。また、ステップ S 5 5 1 では、サブボーナス遊技中であるか否かを判断する。さらにまた、ステップ S 5 5 8 では、サブボーナス遊技の最終遊技であるか否かを判断する。

【0794】

<第 1 2 実施形態>

30

続いて、第 1 2 実施形態について説明する。第 1 2 実施形態は、所定の条件を満たしたときに、遊技開始前に、規定数（ベット数）を指示するものである。

なお、押し順指示情報の表示は、指示機能の作動（指示機能に係る処理）であるが、ここで、「指示機能」とは、入賞を容易にする装置である。したがって、規定数の指示は、指示機能の作動（指示機能に係る処理）ではない。ただし、これに限らず、規定数の指示を、指示機能に係る処理の 1 つと定義してもよい。

【0795】

図 5 8 は、第 1 2 実施形態における役物条件装置、R T ごとの規定数、当選置数を示す図である。

図 5 8 (A) に示すように、役物条件装置（特別役）としては、B B 1 及び B B 2 を備える。B B 1 に当選し、B B 1 に対応する図柄組合せが停止すると、B B 1 遊技に移行する。B B 1 遊技は、1 0 0 枚を超える払出しで終了する。B B 1 遊技の終了後は、非 R T に移行する。

40

また、B B 2 に当選し、B B 2 に対応する図柄組合せが停止すると、B B 2 遊技に移行する。B B 2 遊技は、3 0 枚を超える払出しで終了する。B B 2 遊技の終了後は、非 R T に移行する。

【0796】

図 5 8 (B) に示すように、R T としては、非 R T、B B 1 内部中、B B 2 内部中、B B 1 作動中、B B 2 作動中を備える。

非 R T は、B B 1 又は B B 2 のいずれかが当選するまで継続する。非 R T において B B 1

50

に当選するとＢＢ１内部中に移行し、ＢＢ２に当選するとＢＢ２内部中に移行する。

ＢＢ１内部中は、ＢＢ１に対応する図柄組合せが停止表示するまで継続する。ＢＢ１内部中においてＢＢ１に対応する図柄組合せが停止すると、ＢＢ１作動中すなわちＢＢ１遊技に移行する。同様に、ＢＢ２内部中は、ＢＢ２に対応する図柄組合せが停止表示するまで継続する。ＢＢ２内部中においてＢＢ２に対応する図柄組合せが停止すると、ＢＢ２作動中すなわちＢＢ２遊技に移行する。

なお、当選を持ち越すことができる特別役は、１つに限られる。したがって、ＢＢ１内部中であるときはＢＢ２は当選しない。同様に、ＢＢ２内部中であるときはＢＢ１には当選しない。

【０７９７】

図５８（Ｂ）に示すように、ＢＢ１作動中及びＢＢ２作動中（役物作動時）は、規定数は「３」に限られる。ベット数「１」又は「２」では遊技を開始することができない。

一方、役物非作動時である非ＲＴ、ＢＢ１内部中、ＢＢ２内部中の規定数は、「２」又は「３」である。これにより、規定数「２」又は「３」のいずれかであれば遊技を開始可能である。

図５８（Ｃ）において、内部抽選置数は、分母が「６５５３６」であるときの置数を示している。たとえば非ＲＴにおける当選番号「１」（通常リプレイ）の当選確率は、「 $9000 / 65536$ 」となる。また、有利区間抽選置数は、分母が「１６３８４」であるときの置数を示している。したがって、有利区間抽選置数が「１６３８４」であるときは、「 $16384 / 16384$ 」の確率で有利区間に当選することを意味する。

また、図５８（Ｃ）に示すように、非ＲＴにおいて、規定数「２」ではＢＢ２が抽選されるがＢＢ１は抽選されない。反対に、規定数「３」ではＢＢ１が抽選されるがＢＢ２は抽選されない。

【０７９８】

さらにまた、図５８（Ｃ）に示すように、非ＲＴの規定数「３」、又はＢＢ２内部中の規定数「３」のときに、有利区間の抽選が可能となっている。そして、有利区間の抽選では、役の非当選時以外は、必ず有利区間に当選するように設定されている。したがって、第１２実施形態では、遊技区間を、ほぼ有利区間とすることが可能である。換言すれば、第１２実施形態は、上述した「７Ｐ」タイプの仕様である。

【０７９９】

第１２実施形態では、ＢＢ２内部中かつ規定数「３」で遊技を進行することを想定している。そして、ＢＢ２内部中でＡＴを抽選し、ＡＴに当選したときはＡＴを実行する。さらに、当選を持ち越しているＢＢ２は入賞させないことを想定している。

たとえば、現時点で非ＲＴである場合には、非ＲＴからＢＢ２内部中に移行する（非ＲＴにおいてＢＢ２に当選する）必要がある。非ＲＴにおいてＢＢ２に当選するためには、規定数「２」で遊技を行う必要がある。

したがって、現時点で非ＲＴである場合には、規定数「２」で遊技を行ってＢＢ２に当選させ、次回遊技からＢＢ２内部中に移行させる。さらに、ＢＢ２内部中において有利区間の抽選を受けるのは、規定数「３」のときであるから、ＢＢ２内部中では規定数「３」で遊技を進行する。

【０８００】

また、規定数「２」で当選したＢＢ２は、規定数「２」でなければその図柄組合せを停止表示させることができない。同様に、規定数「３」で当選したＢＢ１は、規定数「３」でなければその図柄組合せを有効ラインに停止表示させることができない。

このため、非ＲＴにおいて規定数「２」でＢＢ２に当選し、ＢＢ２内部中に移行し、規定数「３」で遊技を進行しているときは、役の非当選時であっても、ＢＢ２に対応する図柄組合せが有効ラインに停止表示することはない。

このように、第１２実施形態では、当選した特別役に対応する図柄組合せを停止させて特別遊技に移行し、その特別遊技でメダルを増加させる仕様ではなく、特別役は、当選を持ち越すためのもの、換言すれば、ＢＢ内部中を作り出すためのものである。

10

20

30

40

50

【0801】

図58(C)に示すように、非RTでは、約「1/5」の確率でBB2に当選することができるので、非RTから早期にBB2内部中に移行することができる。

また、BB2内部中では、小役又はリプレイに当選したときに、100%の確率で有利区間に当選する。したがって、BB2内部中では、ほとんどの遊技期間が有利区間となる。なお、有利区間の当選確率を100%未満に設定することも、もちろん可能である。

【0802】

また、指示機能を作動させる（指示機能に係る処理を実行する）ことができるのは、一の規定数、特に本実施形態では規定数「3」で遊技が行われたときに限られる。したがって、BB2内部中の有利区間中にATに当選し、ATが実行された場合において、規定数「3」で遊技を開始して押し順ベルに当選したときは、指示機能を作動させることにより、獲得数表示LED78に押し順指示情報が表示される。これに対し、AT中に規定数（ベット数）「2」で遊技を開始したときは、押し順ベルに当選したときであっても、指示機能を作動させないようにする。

【0803】

また、第11実施形態と同様に、AT中に規定数「2」で遊技が行われたときであっても、当該遊技におけるベット数及び払出し数に基づいて差数カウンタを更新し、かつ、有利区間クリアカウンタを更新する。しかし、AT遊技回数カウンタ（差枚数管理型ATの場合には、AT差枚数カウンタ）については更新しない。一方、AT中に規定数「3」で遊技が行われたときは、差数カウンタ、有利区間クリアカウンタ、及びAT遊技回数カウンタ（差枚数管理型ATの場合には、AT差枚数カウンタ）のすべてについて更新する。

また、いずれの規定数であっても、RTについては、移行条件を満たしたとき（移行条件を満たす図柄組合せが停止表示したとき）は必ず移行する。一方、メイン遊技状態（通常、CZ、AT等）については、いずれの規定数であっても移行可能に設定してもよく、あるいは、一の規定数（たとえば「3」）で遊技が行われたときのみ移行可能に設定してもよい。

【0804】

BB2内部中において、遊技者の操作ミスにより規定数「2」で遊技を開始し、当該遊技で役の非当選となったときは、当選を持ち越しているBB2に対応する図柄組合せが停止表示可能となる。これに対し、遊技者の操作ミスにより規定数「2」で遊技を開始し、当該遊技でいずれかの役の当選となったときは、当該遊技で当選した役の入賞が優先されるので、当選を持ち越しているBB2に対応する図柄組合せは停止表示しない。ただし、当該遊技でリプレイに当選したときは、次回遊技もベット数「2」で遊技を行うことになるので、その次回遊技でも、当選を持ち越しているBB2に対応する図柄組合せが停止表示する可能性がある。

【0805】

仮に、BB2内部中かつATにおいて規定数「2」で遊技を開始し、BB2に対応する図柄組合せが停止表示したときは、BB2遊技を開始する。そして、BB2遊技を終了すると、非RT(AT)に移行する。そして、この非RTでは、規定数「2」に対応する情報を獲得数表示LED78に表示し、遊技者に対し、規定数「2」で遊技を行うべきことを報知する（規定数の指示）。規定数「2」で遊技を行わせ、BB2に当選させ、BB2内部中に移行させるためである。したがって、ATかつ非RTでは、BB2に当選するまで規定数「2」を指示する。

【0806】

上述したように、獲得数表示LED78に、規定数「2」に対応する情報を表示する場合には、「0A」と表示する。なお、規定数「2」の指示は、「0A」に限られることなく、払出し数、設定変更中表示「88」、エラー番号、及び押し順指示情報のいずれとも混同しなければ、他の表示であってもよい。たとえば、獲得数表示LED78に表示される最大メダル枚数は「15」であるから、規定数「2」に対応する情報として、たとえば「22」と表示してもよい。

【0807】

また、本実施形態では、規定数を指示するのはA T中に限られ、非A T中は、規定数を指示しない。たとえばB B 2遊技の終了後、非R Tに移行した場合において、その時点でA Tでないときは、規定数を指示しない。したがって、この場合には、遊技者の判断で、自ら規定数「2」で遊技を行い、B B 2内部中に移行させる必要がある。

なお、図58に示すように、非R Tかつ非有利区間の場合において、規定数「3」で遊技を行った場合に、小役又はリプレイに当選すれば、有利区間にも当選する。そして、非R Tかつ有利区間となったときは、（非A Tであっても）規定数「2」を指示してもよい。さらに、上記に限らず、非R Tに移行したときは、A T／非A T、有利区間／非有利区間を問わず、規定数「2」を指示するようにしてもよい。

10

【0808】

また、非R Tにおいて、遊技者がベット数を「2」にしたときは規定数を指示せず、遊技者がベット数を「3」にしたときは、規定数を指示してもよい。図41のメイン処理において、ステップS 276のメダル管理処理でベット数が判断されるが、ここで、現時点のベット数が「2」であると判断されたときは規定数「2」を指示せず（獲得数データのクリア処理を実行し）、現時点でのベット数が「3」であるときは規定数「2」を指示する（獲得数データとして、指示規定数表示データを記憶する）ことが挙げられる。

【0809】

また、B B 2遊技を終了して非R Tに移行する際、B B 2遊技の最終遊技の終了時に、ウェイト処理を実行する場合がある。このウェイト処理中は、遊技の進行（図41に示すメイン処理の進行）ができない。このため、ウェイト処理が終了した後に、次回遊技（非R T）の遊技開始セット処理に移行し、そこで規定数が指示される。

20

【0810】

A T中の非R Tにおいて、規定数「2」の指示は、B B 2に当選するまで継続する。したがって、1遊技で終了する場合もあれば、複数回の遊技で行われる場合もある。

また、図58（C）に示すように、非R Tにおいて規定数「2」で遊技を行ったときは、リプレイ（通常リプレイ、スイカリプレイ、チェリーリプレイ）に当選する場合がある。規定数「2」で遊技を行った結果、リプレイに当選したときは、次回遊技において規定数「2」を指示するか否かは任意である。非R TかつA Tでは、B B 2に当選するまでは、リプレイに対応する図柄組合せが停止したか否かにかかわらず、遊技開始前に、規定数「2」を指示してもよい。あるいは、リプレイに対応する図柄組合せが停止表示したときは、その次回遊技（再遊技）では、遊技者は、規定数（ベット数）を任意に選択できないので、その遊技では規定数を指示しないようにしてもよい。

30

【0811】

このことは、たとえば非R TかつA Tにおいて、規定数「3」で遊技を行った結果、リプレイに対応する図柄組合せが停止表示したときも同様である。その次回遊技（再遊技）では、遊技者は、規定数（ベット数）を任意に選択できないので、この場合にも規定数を指示しないようにしてもよい。あるいは、その遊技でのベット数は選択できないとしても、注意喚起を目的として、規定数「2」を指示してもよい。

非R TかつA Tにおいて、規定数「2」で遊技が行われ、B B 2に当選し、次回遊技からB B 2内部中に移行したときは、その後は、再度、非R Tに移行しない限り、規定数の指示は行わない。

40

【0812】

また、規定数を指示するタイミングは、すべてのリール31の停止後、かつ、小役の入賞に基づく払出しがあるときは払出し処理の終了後であって、次回遊技のスタートスイッチ41が操作される前（たとえば、メダルのベットが可能となる前（ベット受け前））である。したがって、B B 2遊技の最終遊技で小役の入賞に基づく払出しがあった後、次回遊技（非R T）の遊技開始前に、規定数「2」を指示する。図42（第11実施形態）で示したように、遊技開始セット処理（MS_GAME_SET）のステップS 321において、メイン制御基板50は、当該遊技が非R TかつA Tであるときは、規定数の指示条件を満

50

たすと判断する。

【0813】

そして、図42のステップS321において規定数の指示条件を満たすと判断したときは、ステップS322に進んで、獲得数データに、指示規定数「2」に対応する指示規定数表示データとして、「0B(H)」を記憶する。

これにより、その後のLED表示制御(図55)において、デジット3a(獲得数表示LED78の上位桁)を点灯させるタイミングでは、指示規定数表示データ「0B(H)」のうち、ステップS511で上位桁用オフセット「0(H)」が取得され、ステップS514においてLEDセグメントテーブル2に基づいて「0」を表示するセグメントデータが取得される。このセグメントデータがステップS520において出力ポート3から出力されることにより、デジット3a(獲得数表示LED78の上位桁)に「0」と表示される。

10

【0814】

また、デジット4a(獲得数表示LED78の下位桁)を点灯させるタイミングでは、指示規定数表示データ「0B(H)」のうち、ステップS513で下位桁用オフセット「B(H)」が取得され、ステップS514においてLEDセグメントテーブル2に基づいて「A」を表示するセグメントデータが取得される。このセグメントデータがステップS520において出力ポート3から出力されることにより、デジット4a(獲得数表示LED78の下位桁)に「A」と表示される。

20

【0815】

図41のメイン処理(M_MAIN)において、ステップS272の遊技開始セット処理は、ベットが可能となる前、かつスタートスイッチ41が操作される前の処理であるので、ベットが可能となる前、かつスタートスイッチ41が操作される前に、指示規定数が表示される。

さらに、図42に示すように、ステップS322で獲得数データとして指示規定数表示データを記憶した後、ステップS325において自動ベット数データがセットされる。したがって、リプレイ入賞時の次回遊技で規定数を指示するときは、自動ベットされる前に規定数が指示される。これにより、遊技者に対し、いち早く規定数を指示することができる。また、図41中、ステップS278でスタートスイッチ41の操作を検知すると、ステップS280において獲得数データ(指示規定数表示データ)がクリアされる。これにより、ステップS280以降の割込み処理においては、獲得数表示LED78には「00」と表示される。

30

【0816】

ここで、獲得数表示LED78に、指示規定数「2」に対応する情報「0A」が表示され、規定数「2」で遊技が行われたときは、AT中であっても、指示機能は作動しない。すなわち、当該遊技で押し順ベルに当選したときであっても、獲得数表示LED78に押し順指示情報は表示されない。本実施形態において、指示機能に係る処理は、規定数「3」のときに限られるためである。したがって、獲得数表示LED78に指示規定数「2」に対応する情報「0A」が表示された後、スタートスイッチ41が操作されたときは、少なくとも全リール31の停止時までは、獲得数表示LED78の表示は「00」である。

40

【0817】

これに対し、ATかつ非RTにおいて、獲得数表示LED78に指示規定数「2」に対応する情報「0A」が表示されたが、規定数「3」で遊技が行われ、押し順ベルに当選したときは、押し順指示情報(たとえば「=1」)を獲得数表示LED78に表示する。この処理は、図41中、ステップS284で実行される。したがって、この場合の獲得数表示LED78は、遊技開始前に指示規定数「2」に対応する情報「0A」を表示し、(規定数「3」で)スタートスイッチ41が操作されると、「00」を表示した後、押し順ベルに当選すると押し順指示情報(たとえば「=1」)を表示する。

【0818】

また、獲得数表示LED78に押し順指示情報を表示したときは、図41中、ステップS

50

290（全リール停止後）にクリアされる。なお、獲得数データは、スタートスイッチ41の操作後のステップS280においてクリアされているので、獲得数表示LED78に押し順指示情報を表示しない遊技では、ステップS290の処理をとばしてもよい。そして、小役が入賞し、ステップS294において入賞によるメダル払出し処理が実行されると、獲得数データが「1」ずつ加算されていくので、それに伴って獲得数表示LED78には払出し数が表示される。

【0819】

そして、次回遊技のステップS272における遊技開始セット処理に進むと、上述したように、規定数を指示する条件を満たすときは、獲得数表示LED78に指示規定数に対応する情報を表示する。なお、指示規定数に対応する情報を表示するときは、指示規定数表示データを獲得数データとして記憶するが、この時点で、獲得数データとして前回遊技の払出し数データが記憶されている場合があるので、指示規定数に対応する情報を記憶する前に、獲得数データのクリア処理を実行してもよい。たとえば図42中、ステップS311の前に、獲得数データのクリア処理を実行することが挙げられる。

【0820】

なお、ATかつ非RTにおいて、規定数「2」が指示されたにもかかわらず、それを無視して規定数「3」で遊技を実行し、BB1に当選させ、BB1内部中に移行し、さらにはBB1遊技を実行することが考えられる。

このような行為を抑制するためには、たとえばBB1内部中では指示機能に係る処理を実行しないことが挙げられる。また、BB1遊技は、出玉率が「1」未満となるように設定し、BB1遊技でメダルを増加させることができないようにすることが挙げられる。

なお、どの規定数で遊技を行うかは遊技者の自由であるから、ATかつ非RTにおいて規定数「2」が指示された遊技において、規定数「3」で遊技を行ったとしても、遊技者にペナルティが課されることはない。

【0821】

なお、上記例では、規定数を指示する場合には、獲得数表示LED78に（メイン制御基板50側で）指示規定数を表示する例を示したが、これに限らず、指示規定数を獲得数表示LED78に表示することに加えて、液晶表示装置23等に（サブ制御基板80側で）指示規定数を表示してもよい。

ここで、液晶表示装置23等に指示規定数を表示する場合の表示開始タイミングは、獲得数表示LED78に指示規定数を表示する表示開始タイミングとほぼ同一（遊技開始前）に設定することが挙げられる。

さらに、液晶表示装置23等に指示規定数を表示した後の表示終了タイミングは、獲得数表示LED78に指示規定数を表示した後の表示終了タイミングと同一でもよく、異なってもよい。

液晶表示装置23等に指示規定数を表示した後の表示終了タイミングとしては、

- (1) スタートスイッチ41の操作時
- (2) 全リール31の停止時
- (3) 規定数「2」の遊技でのスタートスイッチ41の操作時
- (4) 規定数「2」の遊技での全リール31の停止時
- (5) 規定数「2」の遊技でBB2に当選した後
- (6) 規定数「2」の遊技かつBB2に当選した遊技での全リール31の停止時

等が挙げられる。

また、専用の表示器に指示規定数を表示している場合には、画像表示装置23等に、複数回の遊技をまたいで指示規定数を画像表示し続けることも可能である。

【0822】

<第13実施形態>

上記各実施形態では、リール31及びストップスイッチ42の数は、それぞれ3個である。これに対し、第13実施形態では、リール31及びストップスイッチ42の数をそれぞれ4個としたものである。

図59は、第13実施形態におけるリール31（31A～31D）、ストップスイッチ42（42A～42D）を含む構成の概要を示す正面図、平面図、及び右側面図である。正面図では、リール31A～31Dがフロントドア12の前面によって遮られずに見えるように図示している。また、平面図では、フロントドア12の前面より後方に位置するリール31が見えるように図示している。また、右側面図では、メダル投入口47の図示を省略している。

【0823】

図59に示すように、フロントドア12の前面には、コントロールパネル12cを備え、このコントロールパネル12c上に、操作ボタン24、及びメダル投入口47が配置されている。メダル投入口47は、図2で図示したものと同一のものとする。また、操作ボタン24は、図1では図示していないが、サブ制御基板80と電氣的に接続され、サブ制御基板80と双方向通信が可能となっている。たとえば、操作ボタン24は、少なくとも一部が点灯可能に形成されており、サブ制御基板80の制御により、操作ボタン24の点灯態様を制御することができる。また、操作ボタン24が操作されると、その信号がサブ制御基板80に入力される。

そして、フロントドア12のコントロールパネル12cより下方に、スタートスイッチ41、及び4個のストップスイッチ42A～42Dが配置されている。

【0824】

図59の正面図において、4つのリール31A～31Dの中間点を通る鉛直方向のラインをラインL1（中心線）とする。ラインL1は、リール31Bと31Cとの中間位置にある。そして、リール31Aと31Bとの間、リール31Bと31Cとの間、リール31Cと31Dとの間は、すべてW1（均一）である。したがって、リール31A及び31Bと、リール31C及び31Dは、ラインL1に対して対称位置に配置されている。

また、4個のストップスイッチ42A～42Dについても、ストップスイッチ42Aと42Bとの間、ストップスイッチ42Bと42Cとの間、ストップスイッチ42Cと42Dとの間は、すべてW2（均一）である。そして、ストップスイッチ42Bと42Cとの中間位置を、ラインL1が通るように配置されている。

【0825】

また、ストップスイッチ42間の隙間W2は、隙間W1と同一でもよく（ $W2 = W1$ ）、隙間W1より大きくてもよく（ $W2 > W1$ ）、あるいは隙間W1より小さくてもよい（ $W2 < W1$ ）。

さらにまた、正面図において、一番左側のリール31Aの左端を通る鉛直方向のラインをラインL2とし、一番右側のリール31Dの右端を通る鉛直方向のラインをラインL3とする。この場合、一番左側のストップスイッチ42Aは、ラインL2より右側（中央寄り）に配置されており、一番右側のストップスイッチ42Dは、ラインL3より左側（中央寄り）に配置されている。

【0826】

さらに、正面図において、リール31の間隔（中心間距離）をW3とすると、リール31Aと31Bとの間、リール31Bと31Cとの間、及びリール31Cと31Dとの間はすべてW3（一定）である。

また、ストップスイッチ42の間隔（中心間距離）をW4とすると、ストップスイッチ42Aと42Bとの間、ストップスイッチ42Bと42Cとの間、及びストップスイッチ42Cと42Dとの間は、すべてW4（一定）である。

【0827】

さらに、図59の正面図に示すように、スタートスイッチ41の先端の球状体（操作部分）の一部がラインL2と交差するように配置されている。ただし、これに限らず、スタートスイッチ41の先端の球状体（操作部分）を、ラインL2と交差することなくラインL2の左側（外寄り）に配置したり、ラインL2と交差することなくラインL2の右側（中央寄り）に配置してもよい。

また、正面図において、メダル投入口47とラインL4とが交差するようにメダル投入口

10

20

30

40

50

４７を配置している。ただし、これに限らず、たとえばラインＬ４と交差しないようにラインＬ４より右側（外寄り）にメダル投入口４７を配置してもよい。あるいは、ラインＬ４より左側（中央寄り）にメダル投入口４７を配置してもよい。

【０８２８】

操作ボタン２４は、横長に形成されており、操作ボタン２４の左端と接するラインをラインＬ４とし、操作ボタン２４の右端と接するラインをラインＬ５とする。

この場合、正面図において、一番左側のストップスイッチ４２Ａの一部がラインＬ４と交差するようにストップスイッチ４２Ａが配置されている。さらに、一番右側のストップスイッチ４２Ｄの一部がラインＬ５と交差するようにストップスイッチ４２Ｄが配置されている。

10

【０８２９】

また、平面図に示すように、コントロールパネル１２ｃにはインデックス１２ｄが形成されている。インデックス１２ｄは、刻印、印刷等から形成されており、図５９の例では、ストップスイッチ４２側を向く矢印の形をしている。さらに、左側のインデックス１２ｄは、ストップスイッチ４２Ａの中心線上に配置されている（当該中心線から多少ずれていても差し支えない）。また、右側のインデックス１２ｄは、ストップスイッチ４２Ｄの中心線上に配置されている（当該中心線から多少ずれていても差し支えない）。

【０８３０】

以上の配置により、遊技者は、操作ボタン２４の左端を目安として一番左側のストップスイッチ４２Ａを操作することができる。同様に、操作ボタン２４の右端を目安として一番

20

右側のストップスイッチ４２Ｄを操作することができる。
あるいは、遊技者は、左側のインデックス１２ｄを目安としてストップスイッチ４２Ａを操作することができる。同様に、右側のインデックス１２ｄを目安としてストップスイッチ４２Ｄを操作することができる。

【０８３１】

リール３１及びストップスイッチ４２が３個であるときは、図５８（第１２実施形態）で示したように、最大で「３！＝６」択の押し順を設けることができる。これに対し、リール３１及びストップスイッチ４２が４個であるときは、最大で「４！＝２４」択の押し順を設けることができる。

そして、ストップスイッチ４２の押し順の数が多いほど、非ＡＴ中におけるベース（役物非作動時かつ非ＡＴ中において、イン枚数１００枚あたりのアウト枚数を指す。たとえばイン枚数１００枚に対してアウト枚数５０枚の場合は、ベース５０となる。）を下げる

30

【０８３２】

リール３１及びストップスイッチ４２の個数を４個としたとき、抽選される押し順ベルとしては、１２３４ベル（ストップスイッチ４２Ａ→４２Ｂ→４２Ｃ→４２Ｄが正解押し順を指す。）、１２４３ベル、・・・、４３１２ベル、４３２１ベルの２４種類とすることができる。そして、図５８に示すように、各押し順ベルの当選置数を同一とすれば、各押し順ベルの当選置数を「１５００」に設定することが挙げられる。このように、各押し順ベルの当選置数を「１／４」にすることができるので、それだけ、押し順ベル当選時に、遊技者が操作した押し順が正解押し順と一致する確率を低くすることができる。

40

【０８３３】

ここで、リール３１及びストップスイッチ４２の個数が３個であるときは、ＡＴ中において、「１２３」や、「左中右」と画像表示することができる。このため、正解押し順を直感的に理解しやすい。

これに対し、リール３１及びストップスイッチ４２の個数が４個であるときに、ＡＴ中に、どのように正解押し順を報知するかについては、以下の方法が挙げられる。

【０８３４】

たとえば第１の方法として、ストップスイッチ４２Ａ、４２Ｂ、４２Ｃ、４２Ｄを、それぞれ「１」、「２」、「３」、「４」とし、操作すべきストップスイッチ４２の順序を報

50

知することが挙げられる。たとえば、ストップスイッチ４２の押し順が、ストップスイッチ４２Ｃ、４２Ｄ、４２Ａ、４２Ｂの順であるときは、「３４１２」と報知する（画像表示、音声による表示、ランプの色による報知の少なくとも１つとする）ことが挙げられる。あるいは、ストップスイッチ４２Ａ、４２Ｂ、４２Ｃ、４２Ｄを、それぞれ「Ａ」、「Ｂ」、「Ｃ」、「Ｄ」とし、上記の例でいえば、「ＣＤＡＢ」と報知することが挙げられる。

【０８３５】

また第２の方法として、リール３１の下地、及び／又はストップスイッチ４２に対し、識別するための色を付することが挙げられる。

たとえば、リール３１Ａの下地及び／又はストップスイッチ４２Ａの色を白色とし、リール３１Ｂの下地及び／又はストップスイッチ４２Ｂの色を青色とし、リール３１Ｃの下地及び／又はストップスイッチ４２Ｃの色を黄色とし、リール３１Ｄの下地及び／又はストップスイッチ４２Ｄの色を赤色とする（それぞれ異なる色とする）。そして、上記の例でいえば、「３４１２」という報知に代えて、「黄赤白青」と報知する（画像表示、音声による表示、ランプの色による報知の少なくとも１つとする）ことが挙げられる。

【０８３６】

さらにまた、第３の方法として、１番目から４番目に操作すべきストップスイッチ４２のうち、４番目（最後）に操作すべきストップスイッチ４２に対応する画像を暗く表示する（又は隠蔽する）ことが挙げられる。この場合、「１番目に操作すべきストップスイッチ４２に対応する画像の明るさ＞２番目に操作すべきストップスイッチ４２に対応する画像の明るさ≥３番目に操作すべきストップスイッチ４２に対応する画像の明るさ≥４番目に操作すべきストップスイッチ４２に対応する画像の明るさ」に設定することが挙げられる。そして、１番目（最初）のストップスイッチ４２が操作されたときは、１番目のストップスイッチ４２に対応する画像を暗くし（又は隠蔽し）、かつ、４番目に操作すべきストップスイッチ４２に対応する画像の明るさを、３番目に操作すべきストップスイッチ４２に対応する画像の明るさと同程度にすることが挙げられる。

たとえば、上記の例のように「３４１２」の押し順を画像報知するときは、最初に「３●１２」と画像表示する。なお、「●」は、「４」番目の押し順に相当する画像であって、「４」の文字が全く見えないように暗くしても（隠蔽しても）よく、あるいは、「４」の文字が識別可能な程度に薄暗くしてもよい。

【０８３７】

「３●１２」と画像表示すると、６択時と同様の画像表示となるので、遊技者は、直感的に押し順を理解しやすくなる。そして、１番目のストップスイッチ４２Ｃが操作されたときは、以下の１）～３）のいずれかを実行することが挙げられる。

１）操作済みのストップスイッチ４２Ｃに対応する「１」を「●」の表示に変え、それまでの「●」を「４」に変える。具体的には、「３４●２」と画像表示する。

２）操作済みのストップスイッチ４２Ｃに対応する「１」を「－」や「○」等の表示に変え、それまでの「●」を「４」に変える。具体的には、「３４－２」や「３４○２」と画像表示する。

３）操作済みのストップスイッチ４２Ｃに対応する「１」をブランク（画像無し）に変え、それまでの「●」を「４」に変える。具体的には、「３４＊２」（「＊」は、ブランクを意味する。）と画像表示する。

【０８３８】

また、第二停止後も上記と同様に、「３４●●」、「３４－－」、「３４○○」、「３４＊＊」と画像表示することが挙げられる。

さらに、第三停止後は、「●４●●」、「－４－－」、「○４○○」、「＊４＊＊」と画像表示することが挙げられる。

あるいは、第三停止後は、押し順の画像自体を消去することが挙げられる。

なお、上述した第１の方法のように、すべての押し順を「４３１２」と画像表示した場合であっても、ストップスイッチ４２が操作された後は、操作されたストップスイッチ４２

に対応する画像を、上記１）～３）のように消去すれば、操作済みのストップスイッチ４２が理解しやすくなり、好ましい。具体的には、「４３１２」と画像表示した後、「４３●２」（ストップスイッチ４２Ｃ操作後）→「４３●●」（ストップスイッチ４２Ｄ操作後）→「４●●●」（ストップスイッチ４２Ｂ操作後）と画像表示する（「●」は、上記のように「○」、「－」、「＊」でもよい）ことが挙げられる。

【０８３９】

さらにまた、第４の方法として、四字熟語を用いて押し順を報知することが挙げられる。たとえば、四字熟語の１つとして「春夏秋冬」を使用して押し順を報知する場合、正解押し順は、「春→夏→秋→冬」の順とする。

そして、押し順が上記のように「３４１２」であるときは、上記第１の方法のように、「秋冬春夏」と報知（画像表示、音声による表示）を行うことが挙げられる。

あるいは、上記第３の方法のように、第一停止前は「秋●春夏」と画像表示し、第一停止後、「秋冬●夏」と画像表示することが挙げられる。

なお、第１の方法～第４の方法のいずれにおいても、途中で押し順ミスが生じたときは、押し順の画像をそのまま表示し続けてもよく、あるいは、押し順ミスが生じた時点で画像を消去してもよい。

【０８４０】

なお、第１３実施形態において、上記のように２４択の押し順ベルを設けるときは、押し順指示番号及び押し順指示情報は、２４種類設けられる。たとえば押し順指示情報を、「Ａ１」～「Ａ９」、「ＡＡ」、「ＡＣ」、「ＡＦ」、「Ｆ１」～「Ｆ９」、「ＦＡ」、「ＦＣ」、「ＦＦ」とすれば、２４種類を設けることができる。

【０８４１】

以上、本発明の第１１～第１３実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

A. 第１１実施形態

（１）非有利区間では、役抽選結果が対象抽選結果となったときのみ、有利区間の抽選を行った。このように設定したのは、上述したように、役抽選結果が非当選であったとき（内部抽せんの結果、条件装置が作動しないとき）は、有利区間に係る処理である有利区間移行抽選を行わないことが好ましいと考えたためである。したがって、必ずしもこのように設定しなければならないというわけではなく、役の非当選時に有利区間移行抽選を実行してもよい。

【０８４２】

（２）第１１実施形態では、有利区間移行抽選の後、ＡＴ抽選処理を実行した。ここで、必ず有利区間に決定される役抽選結果（当選番号）を設け、当該役抽選結果となったときは、有利区間移行抽選を実行せずに、有利区間移行処理（図４５）を実行してもよい。同様に、必ずＡＴに決定される役抽選結果（当選番号）を設け、当該役抽選結果となったときは、ＡＴ抽選を実行せずに、ＡＴセット処理（図４６中、ステップＳ３６３及びＳ３６４）を実行してもよい。

さらに、必ず有利区間かつＡＴに決定される役抽選結果（当選番号）を設け、当該役抽選結果となったときは、有利区間移行抽選やＡＴ抽選処理を実行せずに、有利区間移行処理かつＡＴセット処理を実行してもよい。

また、有利区間移行抽選に当選しない役抽選結果（当選番号）を設けた場合において、当該役抽選結果となったときであっても有利区間移行抽選を実行してもよい。この場合には、有利区間の当選置数を「０」に設定すればよい。

【０８４３】

（３）ＡＴに当選したときは、ＡＴの初期遊技回数を決定し、その遊技回数をＡＴ遊技回数カウンタに記憶し、ＡＴ遊技回数カウンタが「０」となったときは、ＡＴを終了した。しかし、ＡＴは、このようなゲーム数管理型ＡＴに限らず、差枚数管理型ＡＴであってもよい。差枚数管理型ＡＴの場合には、ＡＴ当選時に、獲得可能な差枚数の初期値を決定し、ＡＴ差枚数カウンタ（差数カウンタとは異なる）に記憶する。そして、払出しがあるご

10

20

30

40

50

とに A T 差枚数カウンタから差枚数を減算し、A T 差枚数カウンタが「0」となったときは A T を終了する。

このような差枚数管理型 A T の場合にも、一の規定数（たとえば「3」）であるときには A T 差枚数カウンタを減算するが、他の規定数（たとえば「2」）であるときは A T 差枚数カウンタを減算しない。

【0844】

（4）図 39 の設定変更処理（M_RANK_SET）では、初期化処理を実行した後に設定変更が可能な状態とした。このため、電源断前に有利区間表示 L E D 7 7 が点灯していた場合において、設定変更処理に移行したときは、設定変更が可能な状態となる前に有利区間表示 L E D 7 7 が消灯する。しかし、これに限らず、設定変更が可能な状態を終了し（図 39 中、ステップ S 2 4 2 で「Y e s」となった後）、メイン処理に移行する前（ステップ S 2 4 8 の前）に、有利区間表示 L E D フラグのクリア（初期化）処理を実行してもよい。このようにすれば、設定値が確定した後に有利区間表示 L E D 7 7 が消灯するように制御することが可能となる。

【0845】

（5）有利区間クリアカウンタ及び差数カウンタは、それぞれ 1 個ずつ設けた。しかし、これに限らず、有利区間クリアカウンタ及び差数カウンタ（重要なカウンタ）を 2 個設け、整合性を確認するようにしてもよい。

たとえば、有利区間クリアカウンタとして、第 1 有利区間クリアカウンタと第 2 有利区間クリアカウンタとを設ける。有利区間中は、遊技の消化ごとに、第 1 有利区間クリアカウンタ及び第 2 有利区間クリアカウンタの双方を更新する。また、たとえば図 5 1 及び図 5 2 中、ステップ S 4 2 4 の判断では、第 1 有利区間クリアカウンタについて判断する。第 1 有利区間クリアカウンタが「0」であると判断されたときは、第 2 有利区間クリアカウンタの値が「0」であるか否か、あるいは第 1 有利区間クリアカウンタと第 2 有利区間クリアカウンタとが同一値であるか否かを判断する。「0」である又は同一値であると判断したときは、ステップ S 4 3 5 に進む。

【0846】

差数カウンタについても上記と同様である。

差数カウンタとして、第 1 差数カウンタと第 2 差数カウンタとを設ける。そして、遊技の消化ごとに、第 1 差数カウンタ及び第 2 差数カウンタの双方を更新する。また、たとえば図 5 1 及び図 5 2 中、ステップ S 4 3 4 の判断では、第 1 差数カウンタについて判断する。第 1 差数カウンタが上限値を超えると判断したときは、第 2 差数カウンタが上限値を超えるか否か、あるいは第 1 差数カウンタと第 2 差数カウンタとが同一値であるか否かを判断する。上限値を超える又は同一値であると判断したときは、ステップ S 4 3 5 に進む。

【0847】

以上のようにして、有利区間クリアカウンタ値、及び／又は差数カウンタ値を判断すれば、ノイズ等の影響によりカウンタ値が異常値（不正値）になってしまっても、有利区間クリアカウンタ値が「0」であるか否か、及び／又は差数カウンタ値が上限値を超えたか否かをより正確に判断することができる。

なお、第 1 有利区間クリアカウンタと第 2 有利区間クリアカウンタとが一致しない場合や、第 1 差数カウンタと第 2 差数カウンタとが一致しない場合には、たとえばエラー表示を行って遊技の進行（メイン処理）を停止することが挙げられる。

【0848】

（6）図 5 6 のサブ差枚数管理処理において、ステップ S 5 4 4 で B B に対応する図柄組合せが停止表示したと判断され、ステップ S 5 4 5 に進み、サブ差枚数カウンタが「2 1 6 4（D）」を超えたと判断され、サブ差枚数カウンタがクリアされたときは、その B B 遊技では、通常の B B 遊技と異なる特殊演出を出力してもよい。B B 遊技中の特殊演出により、サブ差枚数カウンタがクリアされたことを遊技者に示唆することができる。

【0849】

また、B B に対応する図柄組合せが停止表示したときにはサブ差枚数カウンタを判断せず

10

20

30

40

50

、ＢＢ遊技において、毎遊技、サブ差枚数カウンタがたとえば「２０００（Ｄ）」（閾値の一例であり、この値に限られるものではない。）を超えたか否かを判断してもよい。そして、サブ差枚数カウンタが「２０００（Ｄ）」を超えたと判断したときは、サブ差枚数カウンタをクリアし、次回遊技から特殊演出（サブ差枚数カウンタがクリアされたことを示唆する演出）を出力してもよい。

【０８５０】

さらにまた、上記の場合において、ＢＢ遊技中のサブ差枚数カウンタが「２０００（Ｄ）」を超えた遊技（未だ特殊演出は出力されていない）で電源断が発生したときは、電源断から復帰した遊技から前記特殊演出を出力してもよい。この場合、電源断からの復帰時に、サブ差枚数カウンタ値やＢＢ遊技中であることを読み込み、特殊演出を出力するか否かを判断すればよい。

10

【０８５１】

さらに、ＢＢ遊技中のサブ差枚数カウンタが「２０００（Ｄ）」を超える遊技のリール３１の回転中に電源断が発生したときは、電源断から復帰した遊技から前記特殊演出を出力してもよい。よって、この場合には、電源断がなかったときは次回遊技から特殊演出が出力されるが、リール３１の回転中に電源断があったときは、その遊技から特殊演出が出力されることとなる。

【０８５２】

（７）ＡＴ中に規定数「２」で遊技を行い（規定数「２」のときは指示機能が作動しない）、押し順ベルに当選し、偶然に正解押し順でストップスイッチ４２が操作され、小役の払出しがあり、差枚カウンタが「２４００（Ｄ）」を超えたときは、その遊技の終了時に、「ＥＮＤ」等の画像表示など、ＡＴの終了を知らせる演出を出力することが好ましい。正解押し順が報知されない遊技でＡＴが終了し、遊技者に違和感を与えてしまうことを防止するためである。

20

【０８５３】

（８）一方、上記のように、正解押し順が報知されない遊技でＡＴが終了してしまうことをなくすため、たとえば規定数「２」で遊技を行った場合には、押し順ベルに当選し、正解押し順でストップスイッチ４２が操作されたとしても、当該遊技の払出し数を「２」以下（当該遊技の差枚数が「０」以下）に設定し、当該遊技でＡＴが終了しないようにしてもよい。

30

【０８５４】

（９）図５６及び図５７に示すように、サブ差枚数カウンタは、ＢＢ遊技中もカウントを継続した。しかし、これに限らず、ＡＴ中にＢＢに当選し、ＢＢ遊技に移行したときは、サブ差枚数カウンタを更新しない（ＢＢ遊技中はサブ差枚数カウンタの更新を中断する）ようにしてもよい。

このようにする場合は、たとえば図５６中、ステップＳ５３１の前に、ＢＢ作動中であるか否かを判断する（作動状態フラグで判断する）。そして、ＢＢ作動中であるときは、本フローチャートによる処理を終了する。

また、ＢＢ遊技中はサブ差枚数カウンタを更新しないときは、図５７中、ステップＳ５５１、ステップＳ５５８～Ｓ５６１の処理は不要となる。そして、ステップＳ５４７で「Ｎｏ」であるときは、ステップＳ５５２に進む。

40

【０８５５】

Ｂ．第１２実施形態

（１）第１１実施形態と同様に、図５８において、役の抽選で非当選となったときは、有利区間の移行抽選（有利区間に係る処理）を実行しないようにした。上述したように、規則を考慮したものである。したがって、規則を考慮しなければ、役の非当選時に有利区間の移行抽選を実行してもよい。

また、図５８に示すように、有利区間の移行抽選（有利区間に係る処理）は、一の遊技状態（ＲＴ）において、一の規定数のみ（図５８の例では規定数「３」）で行うようにした。このようにしたのは、規則上、有利区間の移行抽選（有利区間に係る処理）は、一の遊

50

技状態（ＲＴ）において、一の規定数のみと定められることを考慮したものである。したがって、この点を考慮しなければ、一の遊技状態（ＲＴ）において、複数の規定数で有利区間の移行抽選を実行してもよい。

【０８５６】

（２）第１２実施形態では、非ＲＴかつＡＴでは、規定数「２」を指示するようにした。しかし、当該遊技がＡＴ遊技の最終遊技であるときは、規定数を指示しなくてもよい。

（３）第１２実施形態では、ＢＢ２内部中で遊技を行うものとし、ＢＢ２が入賞してＢＢ２遊技に移行することは、イレギュラーなことである。しかし、これに限らず、ＢＢ２内部中でＡＴを実行した後、ＡＴの終了条件を満たしたときは、ＢＢ２を入賞させてＢＢ２遊技を実行するような仕様であってもよい。この場合において、ＢＢ２内部中でＡＴの終了条件を満たしたときは、ＡＴの終了条件を満たした遊技の終了後（全リール３１が停止し、小役入賞時は払出し処理を実行した後）、次回遊技（非ＡＴ）の開始前（ベットが可能となる前）に規定数「２」を指示し、ＢＢ２を入賞させることを促す。なお、第１２実施形態では、規定数「２」でＢＢ２に当選するため、ＢＢ２を入賞させるための規定数は「２」であるが、たとえば規定数「１」で当選するＢＢを設けた場合において、そのＢＢを入賞させるときは、規定数「１」を指示することとなる。

また、このような仕様である場合のＢＢ遊技は、メダルが増加するＢＢ遊技でもよく、メダルが減少するＢＢ遊技でもよい。

【０８５７】

（４）規定数を指示するときは、遊技開始セット処理（図４２のステップＳ３２２）において実行した。しかし、これに限らず、遊技終了チェック処理（図５０）において実行してもよい。たとえばＢＢ２遊技において、ＢＢ２遊技の最終遊技であるか否かを判断し、最終遊技であるときは、遊技終了チェック処理時に、次回遊技の規定数を指示する。ただし、ＢＢ２遊技の最終遊技において小役が入賞し、払出しがあり、獲得数表示ＬＥＤ７８に払出し数を表示するときは、払出し数の表示後に、規定数を指示する。なお、規定数を指示するＬＥＤが専用のＬＥＤであれば、獲得数表示ＬＥＤ７８に払出し数を表示している最中に、専用のＬＥＤに次回遊技の規定数を指示することができる。

さらにまた、ＢＢ２遊技の最終遊技でフリーズを実行する場合において、遊技終了時に次回遊技の規定数を指示するときは、フリーズを実行する前、フリーズの実行中、又はフリーズの終了後のいずれのタイミングであってもよい。

【０８５８】

（５）第１２実施形態のように、複数の規定数のうちのいずれかの規定数で遊技を実行可能な場合において、３（ＭＡＸ）ベットスイッチ４０ｂの機能を変更可能である。たとえば、有利区間中の遊技において、規定数「３」で遊技を行うことが有利な状況（たとえば図５８中、ＢＢ２内部中の場合）では、３（ＭＡＸ）ベットスイッチ４０ｂを、３枚ベット専用ボタンに設定してもよい。すなわち、クレジット数が「３」である場合において、有利区間中かつ規定数「３」で遊技を行うことが有利な状況では、３ベットスイッチ４０ｂを操作すると、「３」ベットされるように設定する。これに対し、クレジット数が「２」である場合において、有利区間中かつ規定数「３」で遊技を行うことが有利な状況では、３ベットスイッチ４０ｂを操作しても、「２」ベットされないように設定する。

【０８５９】

あるいは、規定数「３」で遊技を行うことが可能な状況であっても、クレジット数が「２」である場合に、３ベットスイッチ４０ｂを操作すると「２」ベットされるように設定してもよい。特に、図５８中、非ＲＴかつＡＴでは、クレジット数が「２」である場合に３ベットスイッチ４０ｂを操作すると「２」ベットされるように設定することが好ましい。

【０８６０】

（６）第１２実施形態のように、遊技区間のほとんどを有利区間に設定する場合には、任意のタイミングで指示機能を作動させることができる。たとえば、差枚数のマイナスをカウント可能な差枚数カウンタ（差数カウンタとは異なる）を設け、所定期間の出玉率を算出する。所定期間の出玉率が所定の下限值（所定の下限値は、たとえば規則上の下限値よ

10

20

30

40

50

り高く設定する)となったときは、指示機能を作動させ、出玉率を増加させるようにしてもよい。そして、出玉率が増加し、基準値まで回復したときは、指示機能の作動を終了する。

このような、所定の下限值に到達したときに指示機能を作動させることを「A T」に含めてもよく、あるいは「A T」には含めなくてもよい。ただし、指示機能を作動させることには変わりはないので、指示機能に係る処理に相当する。

【0861】

(7) 第12実施形態では、指示規定数に対応する情報を表示するためのLEDを、獲得数表示LED78とした。しかし、これに限らず、他の既存のLEDに設定してもよく、あるいは指示規定数に対応する情報を表示する専用のLEDを別個に設けてもよい。

指示規定数に対応する情報を表示する専用のLEDを別個に設けたときは、遊技開始セット処理で指示規定数に対応する情報を表示した後、スタートスイッチ41が操作されても、指示規定数に対応する情報を消去しなくてもよい。さらに、全リール31が停止し、小役が入賞し、メダルの払出しがあっても、指示規定数に対応する情報を消去しなくてもよい。

また、指示規定数に対応する情報を表示する専用のLEDを設けたときは、指示規定数が払出し数やエラー番号等と混同することがないので、任意の表示態様で規定数を指示することができる。たとえば、指示規定数が「2」であれば、「2」と表示することが可能である。

【0862】

(8) 第12実施形態では、規定数「2」を指示する例を挙げたが、遊技機の仕様によっては、規定数「1」を指示したり、規定数「3」を指示する場合も考えられる。仮に、規定数「1」～「3」のいずれも指示する可能性を有する仕様の場合には、規定数「1」を指示するときの獲得数表示LED78の表示を「A1」とし、規定数「2」を指示する表示を「A2」とし、規定数「3」を指示する表示を「A3」とすること等が挙げられる。

【0863】

C. 第13実施形態

(1) 図59の正面図において、ラインL1は、4個のリール31の中央を通り、かつ、4個のストップスイッチ42の中央を通るように設定している。しかし、これに限らず、4個のストップスイッチ42全体を図58の位置よりも右寄りに配置し、たとえばストップスイッチ42Bの一部がラインL1と交差するように配置してもよい。これとは逆に、4個のストップスイッチ42全体を図58の位置よりも左寄りにし、たとえばストップスイッチ42Cの一部がラインL1と交差するように配置してもよい。

【0864】

(2) 図59の正面図に示すように、4つのリール31の下方に、「1」から「4」までのローマ数字を表記しているが、このローマ数字の部分をランプとしてもよい。この場合、たとえば次に操作すべきストップスイッチが42Cであるときは、ローマ数字「3」のランプを点灯させることが挙げられる。

また、「1」から「4」までのローマ数字を表記した範囲にそれぞれ異なる色を付し、ストップスイッチ42A～42Dについても、ローマ数字「1」～「4」に対応する色を付すことが挙げられる。上述した例では、ストップスイッチ42Aの色を白色とし、ストップスイッチ42Bの色を青色とし、ストップスイッチ42Cの色を黄色とし、ストップスイッチ42Dの色を赤色とした。この場合、ローマ数字「1」の範囲を白色とし、ローマ数字「2」の範囲を青色とし、ローマ数字「3」の範囲を黄色とし、ローマ数字「4」の範囲を赤色とすることが挙げられる。

【0865】

(3) また、リール31の周囲を含む部分を画像表示装置23から構成してもよい。そして、上記のようにストップスイッチ42ごとに異なる色を付す。この場合に、押し順の報知時に、たとえばストップスイッチ42B(青色)を指定するときは、リール31Bの周囲を青色に発光させること等が挙げられる。

【0866】

(4) 図59の正面図において、リール31間の間隔W3は、ストップスイッチ42間の間隔W4よりも長く設定している。

しかし、これに限らず、リール31間の間隔W3と、ストップスイッチ42間の間隔W4とを、略同一に設定してもよい。あるいは、ストップスイッチ42間の間隔W4を、リール31間の間隔W3よりも長く設定してもよい。

【0867】

(5) 第13実施形態では、押し順ベルとして、最大で24択の押し順を設けることができる。しかし、これに限らず、第一停止押し順ベルを設けることも可能である。ここで、従来技術では、第一停止押し順ベルは、3択であった。これに対し、第13実施形態では、4択に設定することが可能となる。第一停止押し順ベルの当選時に正解押し順を画像表示するときは、たとえば正解となるストップスイッチ42がストップスイッチ42Cであれば、「××1×」と画像表示すること等が挙げられる。

10

【0868】

さらにまた、第一停止及び第二停止押し順ベル（第一停止と第二停止とに正解押し順が設定された押し順ベル）を設けることも可能である。たとえば、第一停止はストップスイッチ42C、第二停止はストップスイッチ42A、第三停止及び第四停止は任意（ストップスイッチ42B及び42Dのいずれでも可）、のように設定される。この場合には、正解押し順を12択に設定することができる。さらに、正解押し順を画像表示するときは、上記の例であれば、「2×1×」と画像表示すること等が挙げられる。そして、ストップスイッチ42Cの操作後は、「2×-×」と画像表示すること等が挙げられる。

20

【0869】

D. その他

本明細書に記載のすべての実施形態及び各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【0870】

<第14実施形態>

第14実施形態は、押し順指示情報の表示開始及び表示終了のタイミングに関するものである。

以下、押し順指示情報の表示開始又は表示終了のタイミングが異なる第14実施形態（A）～（G）について説明する。

30

【0871】

<第14実施形態（A）>

図60及び図61は、第14実施形態（A）を説明するためのタイムチャートである。

図60は、最小遊技時間の経過後にスタートスイッチ41がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図61は、最小遊技時間の経過前にスタートスイッチ41がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

【0872】

ここで、第14実施形態（A）におけるハードウェア構成は、第11実施形態の図31～図35に示すハードウェア構成と同様である。

40

また、第14実施形態（A）におけるメイン処理（M_MAIN）、押し順指示番号セット（M_ORD_INF）、入賞によるメダル払出し（M_WIN_PAY）、割込み処理（I_INTR）、及びLED表示制御（I_LED_OUT）は、第11実施形態の図41のメイン処理（M_MAIN）、図48の押し順指示番号セット（M_ORD_INF）、図49の入賞によるメダル払出し、図53の割込み処理（I_INTR）、及び図55のLED表示制御（I_LED_OUT）と同様である。

そして、第14実施形態（A）では、第11実施形態と同様に、AT中の押し順ベル当選時に、獲得数表示LED78に押し順指示情報を表示する。

【0873】

50

図 5 3 の割込み処理 (I_INTR) のステップ S 4 5 7 で入力ポート読み込み処理を実行し、このときスタートスイッチ 4 1 がオンになっていると、その後、図 4 1 のメイン処理 (M_MAIN) のステップ S 2 7 8 で「Y e s」となる。

また、図 4 1 に示すように、ステップ S 2 7 8 で「Y e s」となると、その後、役抽選処理 (ステップ S 2 8 2)、有利区間移行抽選処理 (ステップ S 2 8 3)、及び押し順指示番号セット (M_ORD_INF) (ステップ S 2 8 4) を実行する。

【0 8 7 4】

さらにまた、図 4 8 に示すように、押し順指示番号セット (M_ORD_INF) では、指示機能を作動させる条件を満たすと、すなわち、A T 中に押し順ベル等の有利な押し順を有する役に当選すると、当選番号に対応する押し順指示番号を生成し、これを獲得数データとして記憶する。そして、この処理以降に実行される割込み処理 (I_INTR) 中の L E D 表示制御 (I_LED_OUT) により、獲得数表示 L E D 7 8 に押し順指示情報 (たとえば「= 1」) が表示される。

【0 8 7 5】

また、第 1 4 実施形態 (A) では、第 1 1 実施形態と同様に、2 . 2 3 5 m s ごとに割込み処理 (I_INTR) を実行する。さらにまた、5 割込みで 1 周期となるように、デジット 1 (1 a 及び 1 b) ~ 5 (5 a 及び 5 b) のダイナミック点灯を行う。

このため、第 1 4 実施形態 (A) では、図 6 0 及び図 6 1 に示すように、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたか、又は最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたかにかかわらず、スタートスイッチ 4 1 がオン (操作) された後、かつリール 3 1 の回転開始前に、より具体的には、押し順指示番号が獲得数データとして記憶されてから 5 割込み (2 . 2 3 5 × 5 = 1 1 . 1 7 5 m s) 以内に、獲得数表示 L E D 7 8 への押し順指示情報の表示が開始されることとなる。

【0 8 7 6】

なお、押し順指示番号が獲得数データとして記憶された後、1 割込み目で獲得数表示 L E D 7 8 に押し順指示情報が表示されることもあれば、5 割込み目で獲得数表示 L E D 7 8 に押し順指示情報が表示されることもある。

また、図 4 1 では図示していないが、ステップ S 2 8 4 の押し順指示番号セット (M_ORD_INF) とステップ S 2 8 5 のリール回転開始準備との間で、制御コマンドセット 1 を実行する。この押し順指示番号セットとリール回転開始準備との間の制御コマンドセット 1 では、演出グループ番号又は押し順指示番号を、制御コマンドとして制御コマンドバッファに記憶する。そして、この処理以降に実行される割込み処理 (I_INTR) 中の制御コマンド送信 (ステップ S 4 6 4) により、制御コマンドバッファに記憶されている制御コマンドがサブ制御基板 8 0 に送信される。

【0 8 7 7】

また、第 1 4 実施形態 (A) では、制御コマンドは、第 1 制御コマンド及び第 2 制御コマンドから構成されている。第 1 制御コマンド及び第 2 制御コマンドは、いずれも、1 バイトのデータである。また、第 1 制御コマンドは、制御コマンドの種別を示すデータであり、第 2 制御コマンドは、パラメータ (変数) を示すデータである。そして、第 1 制御コマンド及び第 2 制御コマンドの 2 バイトのデータで 1 つの制御コマンドを構成する。

さらにまた、第 1 4 実施形態 (A) では、8 ビットの平行通信線を 2 組使用し、一方の平行通信線で第 1 制御コマンドをサブ制御基板 8 0 に送信し、他方の平行通信線で第 2 制御コマンドをサブ制御基板 8 0 に送信する。これにより、2 バイトのデータからなる制御コマンドを 1 回の割込み処理でサブ制御基板 8 0 に送信可能としている。

【0 8 7 8】

さらに、第 1 4 実施形態 (A) では、制御コマンドバッファとして、6 4 バイトの記憶領域を RWM 5 3 に確保している。上述したように、第 1 制御コマンド及び第 2 制御コマンドの 2 バイトのデータで 1 つの制御コマンドを構成するため、制御コマンドバッファには、3 2 個の制御コマンドが記憶可能とされている。そして、割込み処理中の制御コマンド送信によって、制御コマンドバッファに記憶されている未送信の制御コマンドを、記憶さ

10

20

30

40

50

れた順にサブ制御基板 80 に送信する。

なお、制御コマンドバッファが空のときに制御コマンドが記憶されると、その時点の次に到来する割込み処理中の制御コマンド送信により、制御コマンドがサブ制御基板 80 に送信される。

【0879】

以上より、第 14 実施形態 (A) では、図 60 及び図 61 に示すように、最小遊技時間の経過前にスタートスイッチ 41 がオン (操作) されたか、又は最小遊技時間の経過後にスタートスイッチ 41 がオン (操作) されたかにかかわらず、スタートスイッチ 41 がオン (操作) された後、かつリール 31 の回転開始前に、より具体的には、押し順指示番号が制御コマンドバッファに記憶されてから 1 割込み (2.235ms) 程度で、押し順指示番号がサブ制御基板 80 に送信されることとなる。

10

【0880】

また、第 14 実施形態 (A) では、サブ制御基板 80 は、第 1 サブ制御基板 (サブメイン制御基板) 及び第 2 サブ制御基板 (サブサブ制御基板) から構成されている。第 1 サブ制御基板及び第 2 サブ制御基板は、メイン制御基板 50 の下位に属する制御基板であり、遊技中及び遊技待機中における演出の選択や出力等を制御する。また、第 2 サブ制御基板は、第 1 サブ制御基板の下位に属する制御基板である。そして、メイン制御基板 50 からは、第 1 サブ制御基板に一方向で制御コマンドを送信し、第 1 サブ制御基板と第 2 サブ制御基板とは、双方向で通信を行う。

【0881】

また、第 1 サブ制御基板は、メイン制御基板 50 から送信された制御コマンドに基づいて、どのようなタイミングで、どのような演出を出力するかを決定する。そして、第 1 サブ制御基板は、決定した演出に関する制御コマンドを、第 2 サブ制御基板に送信する。

20

さらにまた、第 2 サブ制御基板には、演出ランプ 21、スピーカ 22、及び画像表示装置 23 等の演出用の周辺機器が電氣的に接続されている。そして、第 2 サブ制御基板は、第 1 サブ制御基板から送信された制御コマンドに基づいて演出を選択し、演出用の周辺機器から各種の演出を出力するように制御する。

【0882】

具体的には、第 1 サブ制御基板は、メイン制御基板 50 から送信された制御コマンドを受信すると、受信した制御コマンドを所定の記憶領域に記憶 (保存) する。

30

また、第 1 サブ制御基板は、16ms ごとにサブメイン処理を実行しており、このサブメイン処理中のループ処理において制御コマンドの解析を行い、その結果、画像に関する制御コマンドであると判断したときは、解析結果に応じた画像コマンドをコマンドバッファに記憶する。

さらに、第 1 サブ制御基板は、次のサブメイン処理中のコマンド送信処理 (ループ処理より前に実行される) において、コマンドバッファに記憶されている画像コマンドを第 2 サブ制御基板に送信する。

【0883】

このため、メイン制御基板 50 が制御コマンドとしての押し順指示番号を第 1 サブ制御基板に送信してから、第 2 サブ制御基板が画像コマンドを受信するまでに、32ms (= サブメイン処理の周期 16ms × 2) 程度の時間を要する。

40

そして、第 2 サブ制御基板は、受信した画像コマンドに基づいて描画処理を実行し、画像表示装置 23 に画像を表示する。

また、第 14 実施形態 (A) では、第 2 サブ制御基板は、30fps (frames per second) で描画処理を実行する。このため、1つの画像を画像表示装置 23 に表示するのに、33.33ms 程度の時間を要する。

【0884】

以上より、メイン制御基板 50 が制御コマンドとしての押し順指示番号を第 1 サブ制御基板に送信してから、第 2 サブ制御基板が押し順を指示する画像 (押し順指示画像) を画像表示装置 23 に表示するまでに、65.33ms (= 32ms + 33.33ms) 程度の

50

時間を要する。

よって、第14実施形態(A)では、最小遊技時間の経過後にスタートスイッチ41がオン(操作)されたときは、図60に示すように、リール31の回転開始後、かつリール31が停止可となる前に、すなわち、リール31の回転が定速に到達し、ストップスイッチ42の操作が受け付け可能な状態となる前に、画像表示装置23における押し順指示画像の表示が開始される。

【0885】

これに対し、たとえば、最小遊技時間が経過する1秒前にスタートスイッチ41がオン(操作)されたときは、スタートスイッチ41のオン(操作)からリール31の回転開始までに1秒程度の時間を要するため、図61に示すように、リール31の回転開始前に、画像表示装置23における押し順指示画像の表示が開始される。

10

また、第14実施形態(A)では、図60及び図61に示すように、最小遊技時間の経過前にスタートスイッチ41がオン(操作)されたか、又は最小遊技時間の経過後にスタートスイッチ41がオン(操作)されたかにかかわらず、先に、獲得数表示LED78における押し順指示情報の表示が開始され、その後に、画像表示装置23における押し順指示画像の表示が開始される。

【0886】

また、図41では図示していないが、ステップS287のリール停止受け付けチェックとステップS288の全リール停止チェックとの間で、制御コマンドセット1を実行する。このリール停止受け付けチェックと全リール停止チェックとの間の制御コマンドセット1では、ストップスイッチ42の操作に関する制御コマンド、及びリール31の停止位置に関する制御コマンドを、制御コマンドバッファに記憶する。そして、この処理以降に実行される割込み処理(I_INTR)中の制御コマンド送信(ステップS464)により、制御コマンドバッファに記憶されている制御コマンドがサブ制御基板80に送信される。

20

【0887】

さらにまた、第1サブ制御基板は、受信した制御コマンドの解析を行い、その結果、第1ストップスイッチ42(最初に停止するリール31に対応するストップスイッチ42)の操作に関する制御コマンドであると判断したときは、第1ストップスイッチ42の操作に応じた画像コマンドを第2サブ制御基板に送信する。

同様に、第2ストップスイッチ42(2番目に停止するリール31に対応するストップスイッチ42)の操作に関する制御コマンドであると判断したときは、第2ストップスイッチ42の操作に応じた画像コマンドを第2サブ制御基板に送信し、第3ストップスイッチ42(最後に停止するリール31に対応するストップスイッチ42)の操作に関する制御コマンドであると判断したときは、第3ストップスイッチ42の操作に応じた画像コマンドを第2サブ制御基板に送信する。

30

【0888】

そして、第2サブ制御基板は、第1ストップスイッチ42の操作に応じた画像コマンドを受信したときは、第1ストップスイッチ42の操作に応じた画像(たとえば、第2ストップスイッチ42の操作を促す押し順指示画像)を画像表示装置23に表示する。

同様に、第2ストップスイッチ42の操作に応じた画像コマンドを受信したときは、第2ストップスイッチ42の操作に応じた画像(たとえば、第3ストップスイッチ42の操作を促す押し順指示画像)を画像表示装置23に表示する。

40

【0889】

また、第3ストップスイッチ42の操作に応じた画像コマンドを受信したときは、たとえば、押し順指示画像の表示を終了し、第3ストップスイッチ42の操作に応じた画像(たとえば、全リール31停止状態に応じた画像)を画像表示装置23に表示する。

よって、第14実施形態(A)では、図60及び図61に示すように、第3ストップスイッチ42がオンされた後に、画像表示装置23における押し順指示画像の表示が終了することとなる。

【0890】

50

また、図４１に示すように、全リール３１が停止する（ステップＳ２８９で「Ｙｅｓ」となる）と、獲得数データがクリアされる（ステップＳ２９０）。たとえば、ＡＴ中の押し順ベル当選時に、獲得数表示ＬＥＤ７８に押し順指示情報（たとえば「＝１」）が表示されていたとする。この場合、ステップＳ２９０の処理以降に実行される割込み処理により、獲得数表示ＬＥＤ７８の表示が「００」になる。

このため、第１４実施形態（Ａ）では、図６０及び図６１に示すように、全リール３１の停止時に、獲得数表示ＬＥＤ７８における押し順指示情報の表示が終了する。

また、第１４実施形態（Ａ）では、図６０及び図６１に示すように、先に、画像表示装置２３における押し順指示画像の表示が終了し、その後、獲得数表示ＬＥＤ７８における押し順指示情報の表示が終了する。

【０８９１】

また、図４１に示すように、ステップＳ２９４では、入賞によるメダル払出し（Ｍ_WIN_PAY）が実行される。さらに、図４９に示すように、入賞によるメダル払出し（Ｍ_WIN_PAY）中のステップＳ３９９で獲得数データに「１」を加算する。これにより、ステップＳ３９９の処理以降に実行される割込み処理により、獲得数表示ＬＥＤ７８の表示が「＋１」される。たとえば、獲得数表示ＬＥＤ７８の表示が「００」から「０１」になる。このため、第１４実施形態（Ａ）では、図６０及び図６１に示すように、メダルの払出し時に、獲得数表示ＬＥＤ７８にメダルの獲得枚数が表示される。

【０８９２】

なお、第１４実施形態（Ａ）では、ＡＴ中に押し順ベルに当選し、獲得数表示ＬＥＤ７８に押し順指示情報（たとえば「＝１」）が表示されていたときに、全リール３１が停止すると、獲得数データがクリアされて、獲得数表示ＬＥＤ７８の表示が「００」になる。その後、メダルの払出しまでは、獲得数表示ＬＥＤ７８の表示は「００」のままとなる。そして、たとえば１０枚の払出しがあるときは、メダルの払出し時に、獲得数表示ＬＥＤ７８の表示が「００」→「０１」→「０２」→・・・→「０９」→「１０」のようにカウントアップする。

【０８９３】

以上説明したように、第１４実施形態（Ａ）では、役抽選処理（ステップＳ２８２）、及び有利区間移行抽選処理（ステップＳ２８３）を実行すると、次に押し順指示番号セット（ステップＳ２８４）を実行する。

このため、図６０及び図６１に示すように、スタートスイッチ４１のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、スタートスイッチ４１がオン（操作）された後、かつリール３１の回転開始前に、獲得数表示ＬＥＤ７８における押し順指示情報の表示を開始することができる。すなわち、スタートスイッチ４１がオン（操作）された後、速やかに、獲得数表示ＬＥＤ７８における押し順指示情報の表示を開始することができる。

【０８９４】

<第１４実施形態（Ｂ）>

第１４実施形態（Ｂ）は、獲得数表示ＬＥＤ７８における押し順指示情報の表示開始のタイミングが、第１４実施形態（Ａ）と異なるものであり、リール３１の回転開始時に押し順指示情報の表示を開始するものである。

図６２は、第１４実施形態（Ｂ）におけるメイン処理（Ｍ_MAIN）を示すフローチャートであり、第１１実施形態の図４１に対応するフローチャートである。

図６２に示す第１４実施形態（Ｂ）のフローチャートにおいて、図４１と異なるステップには、ステップ番号にアンダーラインを付し、図４１と同一のステップには、同一のステップ番号を付している。

【０８９５】

図４１では、押し順指示番号セット、リール回転開始準備、リール回転開始の順に処理を実行するが、第１４実施形態（Ｂ）では、図６２に示すように、リール回転開始準備、押し順指示番号セット、リール回転開始の順に処理を実行する。

10

20

30

40

50

すなわち、第14実施形態(B)では、ステップS284とステップS285との順序が図41とは入れ替わっており、リール回転開始準備を実行した後に、押し順指示番号セットを実行する。

【0896】

図53の割込み処理(I_INTR)のステップS457で入力ポート読み込み処理が行われ、このときスタートスイッチ41がオンになっていると、その後、図62のメイン処理(M_MAIN)のステップS278で「Yes」となる。

また、図62に示すように、ステップS278で「Yes」となると、その後、役抽選処理(ステップS282)、有利区間移行抽選処理(ステップS283)、制御コマンドセット1(ステップS601)、リール回転開始準備(ステップS285)、及び押し順指示番号セット(M_ORD_INF)(ステップS284)を実行する。

10

【0897】

ステップS601では、制御コマンドセット1を実行する。この制御コマンドセット1では、演出グループ番号又は押し順指示番号を、制御コマンドとして制御コマンドバッファに記憶する。そして、ステップS601の次は、ステップS285に進む。

また、ステップS285では、リール回転開始準備を実行する。このリール回転開始準備では、まず、最小遊技時間(リール31の回転開始時から、次回遊技でリール31の回転を開始するまでの最小時間)のタイマ値が「0」か否かを判断する。

【0898】

RWM53には、最小遊技時間のタイマ値を記憶する領域が設けられている。また、タイマ値の初期値は、「1834(D)(2.235ms×1834 4099ms)」である。さらにまた、タイマ値は、割込み処理(2.235ms)ごとに「1」減算される。そして、タイマ値が「0」でないと判断したときは、再度、タイマ値が「0」か否かを判断し、タイマ値が「0」であると判断したときは、タイマ値の初期値をセットして、ステップS284に進む。

20

このように、ステップS285のリール回転開始準備では、最小遊技時間が経過したか否かを判断し、最小遊技時間が経過したと判断したときは、ステップS284に進む。

【0899】

また、図62に示すように、第14実施形態(B)では、ステップS287のリール停止受け付けチェックを実行すると、ステップS602に進む。

30

ステップS602では、制御コマンドセット1を実行する。この制御コマンドセット1では、ストップスイッチ42の操作に関する制御コマンド、及びリール31の停止位置に関する制御コマンドを、制御コマンドバッファに記憶する。そして、ステップS602の次は、ステップS288に進む。

なお、ステップS287のリール停止受け付けチェックとステップS288の全リール停止チェックとの間で制御コマンドセット1を実行することは、第14実施形態(A)で説明した通りである。

上記以外は、第11実施形態の図41のフローチャートと同様である。

【0900】

図63及び図64は、第14実施形態(B)を説明するためのタイムチャートである。

40

図63は、最小遊技時間の経過後にスタートスイッチ41が操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図64は、最小遊技時間の経過前にスタートスイッチ41が操作されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

【0901】

上述したように、第14実施形態(B)では、ステップS283の有利区間移行抽選処理を実行すると、ステップS601に進み、制御コマンドセット1を実行する。この制御コマンドセット1では、演出グループ番号又は押し順指示番号を、制御コマンドとして制御コマンドバッファに記憶する。そして、この処理以降に実行される割込み処理により、制御コマンドバッファに記憶されている演出グループ番号又は押し順指示番号がサブ制御基

50

板 8 0 に送信される。

【 0 9 0 2 】

このため、第 1 4 実施形態 (B) では、図 6 3 及び図 6 4 に示すように、最小遊技時間の経過前にスタートスイッチ 4 1 が操作されたか、又は最小遊技時間の経過後にスタートスイッチ 4 1 が操作されたかにかかわらず、スタートスイッチ 4 1 がオン (操作) された後、かつリール 3 1 の回転開始前に、より具体的には、押し順指示番号が制御コマンドバッファに記憶されてから 1 割込み (2 . 2 3 5 m s) 程度で、押し順指示番号がサブ制御基板 8 0 (第 1 サブ制御基板) に送信されることとなる。

【 0 9 0 3 】

また、第 1 4 実施形態 (B) では、ステップ S 6 0 1 の制御コマンドセット 1 を実行すると、次にステップ S 2 8 5 のリール回転開始準備を実行し、その次にステップ S 2 8 4 の押し順指示番号セットを実行する。

このため、第 1 4 実施形態 (B) では、図 6 3 及び図 6 4 に示すように、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたか、又は最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたかにかかわらず、リール 3 1 の回転開始時に、獲得数表示 L E D 7 8 における押し順指示情報の表示が開始されることとなる。

【 0 9 0 4 】

また、第 1 4 実施形態 (A) で説明したように、メイン制御基板 5 0 が押し順指示番号を第 1 サブ制御基板に送信してから、第 2 サブ制御基板が画像表示装置 2 3 に押し順指示画像を表示するまでに、6 5 . 3 3 m s 程度の時間を要する。このため、第 1 4 実施形態 (B) では、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときは、図 6 3 に示すように、リール 3 1 の回転開始後、かつリール 3 1 が停止可となる前に、画像表示装置 2 3 における押し順指示画像の表示が開始されることとなる。

これに対し、たとえば、最小遊技時間が経過する 1 秒前にスタートスイッチ 4 1 がオン (操作) されたときは、スタートスイッチ 4 1 のオン (操作) からリール 3 1 の回転開始までに 1 秒程度の時間を要するため、図 6 4 に示すように、リール 3 1 の回転開始前に、画像表示装置 2 3 における押し順指示画像の表示が開始されることとなる。

【 0 9 0 5 】

さらに、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときは、図 6 3 に示すように、先に、獲得数表示 L E D 7 8 における押し順指示情報の表示が開始され、その後に、画像表示装置 2 3 における押し順指示画像の表示が開始される。

これに対し、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたときは、図 6 4 に示すように、先に、画像表示装置 2 3 における押し順指示画像の表示が開始され、その後に、獲得数表示 L E D 7 8 における押し順指示情報の表示が開始される。

すなわち、スタートスイッチ 4 1 の操作時が最小遊技時間の経過前であるか又は経過後であるかによって、獲得数表示 L E D 7 8 への押し順指示情報の表示開始と、画像表示装置 2 3 への押し順指示画像の表示開始との順序が入れ替わる。

【 0 9 0 6 】

ここで、第 1 4 実施形態 (A) では、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたか、又は最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたかにかかわらず、スタートスイッチ 4 1 がオン (操作) された後、かつリール 3 1 の回転開始前に、獲得数表示 L E D 7 8 における押し順指示情報の表示を開始した。すなわち、スタートスイッチ 4 1 がオン (操作) された後、速やかに、獲得数表示 L E D 7 8 における押し順指示情報の表示を開始した。

【 0 9 0 7 】

しかし、獲得数表示 L E D 7 8 における押し順指示情報の表示開始タイミングが早すぎると、役抽選 (内部抽せん) で押し順ベル等の有利な押し順を有する役に当選したことが、スタートスイッチ 4 1 をオン (操作) した後に遊技者にすぐにわかってしまう。

これでは、有利な押し順は有さないが、A T の遊技回数の上乗せを決定する条件となるレア役の当選を待っていた遊技者を落胆させてしまうおそれがある。

10

20

30

40

50

【0908】

そこで、第14実施形態（B）では、最小遊技時間が経過したと判断したときに、押し順指示番号を獲得数データとして記憶することにより、リール31の回転開始時に、獲得数表示LED78における押し順指示情報の表示を開始する。

これにより、最小遊技時間の経過前にスタートスイッチ41がオン（操作）されたときは、最小遊技時間が経過するまで、獲得数表示LED78における押し順指示情報の表示開始タイミングを遅らせることができるので、レア役の当選を待っていた遊技者をスタートスイッチ41の操作後すぐに落胆させないようにすることができる。

【0909】

また、最小遊技時間の経過後にスタートスイッチ41がオン（操作）されたときは、最小遊技時間が経過したと判断し、押し順指示番号を獲得数データとして記憶してから5割込み（ $2.235 \times 5 = 11.175 \text{ ms}$ ）以内に、獲得数表示LED78における押し順指示情報の表示が開始されることとなる。

さらにまた、第14実施形態（B）では、押し順指示番号を獲得数データとして記憶する前に、押し順指示番号を制御コマンドバッファに記憶してサブ制御基板80（第1サブ制御基板）に送信するが、メイン制御基板50が押し順指示番号を第1サブ制御基板に送信してから、第2サブ制御基板が押し順指示画像を画像表示装置23に表示するまでに、 65.33 ms 程度の時間を要する。

【0910】

このように、押し順指示番号を獲得数データとして記憶してから、獲得数表示LED78に押し順指示情報を表示するまでに要する時間を「X」とし、メイン制御基板50が押し順指示番号を第1サブ制御基板に送信してから、第2サブ制御基板が押し順指示画像を画像表示装置23に表示するまでに要する時間を「Y」としたときに、「 $X < Y$ 」を満たすように設定している。

また、割込み処理の周期を「T」とし、割込み処理によってダイナミック点灯させるデジタルの個数を「N」としたときに、押し順指示番号を獲得数データとして記憶してから、獲得数表示LED78に押し順指示情報を表示するまでに、最大で「 $T \times N$ 」の時間を要する。このため、「 $T \times N < Y$ 」を満たすように設定している。

これにより、最小遊技時間の経過後にスタートスイッチ41がオン（操作）されたときは、先に、獲得数表示LED78における押し順指示情報の表示が開始され、その後に、画像表示装置23における押し順指示画像の表示が開始されるようにしている。

【0911】

<第14実施形態（C）>

第14実施形態（C）は、獲得数表示LED78における押し順指示情報の表示終了のタイミングが、第14実施形態（A）及び（B）と異なるものであり、メダルの払出し時に押し順指示情報の表示を終了するものである。

図65は、第14実施形態（C）におけるメイン処理（M_MAIN）を示すフローチャートであり、第11実施形態の図41に対応するフローチャートである。

図65に示す第14実施形態（C）のフローチャートにおいて、図41と異なるステップには、ステップ番号にアンダーラインを付し、図41と同一のステップには、同一のステップ番号を付している。

【0912】

図41では、ステップS289で全リール31が停止したと判断したときはステップS290に進み、獲得数データをクリアしたが、第14実施形態（C）では、図65に示すように、ステップS289で全リール31が停止したと判断したときはステップS291に進み、獲得数データをクリアすることなく、図柄の表示判定を行う。

また、第14実施形態（C）では、入賞によるメダル払出し（M_WIN_PAY）（ステップS603）が、第11実施形態の図41及び図49と異なる。

【0913】

図53の割込み処理（I_INTR）のステップS457で入力ポート読み込み処理が行われ、こ

10

20

30

40

50

のときスタートスイッチ 4 1 がオンになっていると、その後、図 6 5 のメイン処理 (M_MAIN) のステップ S 2 7 8 で「Y e s」となる。

また、図 6 5 に示すように、ステップ S 2 7 8 で「Y e s」となると、その後、役抽選処理 (ステップ S 2 8 2)、有利区間移行抽選処理 (ステップ S 2 8 3)、押し順指示番号セット (M_ORD_INF) (ステップ S 2 8 4)、制御コマンドセット 1 (ステップ S 6 0 1)、及びリール回転開始準備 (ステップ S 2 8 5) を実行する。

なお、ステップ S 6 0 1 については、第 1 4 実施形態 (B) と同様である。

【0 9 1 4】

また、図 6 5 において、リール停止受け付けチェック (ステップ S 2 8 7) の次は制御コマンドセット 1 (ステップ S 6 0 2) を実行し、その次に全リール停止チェック (ステップ S 2 8 8) を実行することは、第 1 4 実施形態 (B) の図 6 2 と同様である。

さらにまた、図 6 5 に示すように、ステップ S 2 8 9 で全リール 3 1 が停止したと判断したときはステップ S 2 9 1 に進み、図柄の表示判定を行う。すなわち、第 1 4 実施形態 (C) では、全リール 3 1 停止後に、獲得数データをクリアせずに維持する。

【0 9 1 5】

図 6 6 は、第 1 4 実施形態 (C) における入賞によるメダル払出し (M_WIN_PAY) を示すフローチャートであり、第 1 1 実施形態の図 4 9 に対応するフローチャートである。図 6 6 に示す第 1 4 実施形態 (C) のフローチャートにおいて、図 4 9 と異なるステップには、ステップ番号にアンダーラインを付し、図 4 9 と同一のステップには、同一のステップ番号を付している。

【0 9 1 6】

図 6 6 に示すように、第 1 4 実施形態 (C) では、ステップ S 3 9 1 で払出し数データを取得すると、ステップ S 6 1 1 に進み、獲得数データとして払出し数データを記憶した後に、ステップ S 3 9 2 に進む。すなわち、第 1 4 実施形態 (C) では、ステップ S 3 9 1 とステップ S 3 9 2 との間で、獲得数データとして払出し数データを記憶する。

また、図 6 6 に示すように、第 1 4 実施形態 (C) では、ステップ S 3 9 8 でメダル 1 枚払出し処理を実行するとステップ S 4 0 0 に進み、払出し数データから「1」を減算する。このため、第 1 4 実施形態 (C) では、第 1 1 実施形態の図 4 9 と異なり、ステップ S 3 9 8 とステップ S 4 0 0 との間で、獲得数データに「1」を加算することはない。

【0 9 1 7】

図 6 7 及び図 6 8 は、第 1 4 実施形態 (C) を説明するためのタイムチャートである。

図 6 7 は、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図 6 8 は、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

上述したように、第 1 4 実施形態 (C) では、全リール 3 1 の停止後も、獲得数データはクリアされずに維持される。このため、図 6 7 及び図 6 8 に示すように、全リール 3 1 の停止後も、獲得数表示 L E D 7 8 には、押し順指示情報 (たとえば「= 1」) が表示され続ける。

【0 9 1 8】

また、第 1 4 実施形態 (C) では、図 6 6 のステップ S 6 1 1 において獲得数データとして払出し数データが記憶されると、この処理以降に実行される割込み処理 (I_INTR) 中の L E D 表示制御 (I_LED_OUT) により、獲得数表示 L E D 7 8 にメダルの獲得枚数 (たとえば 1 0 枚の払出し時には「1 0」) が表示される。

このため、第 1 4 実施形態 (C) では、図 6 7 及び図 6 8 に示すように、メダルの払出し時までは、獲得数表示 L E D 7 8 には、押し順指示情報 (たとえば「= 1」) が表示され続け、メダルの払出し時に、獲得数表示 L E D 7 8 の表示が、押し順指示情報から獲得枚数 (たとえば「= 1」から「1 0」) に切り替わる。

なお、メダル獲得枚数の表示開始のタイミング、制御コマンドとしての押し順指示番号の送信タイミング、並びに画像表示装置 2 3 への押し順指示画像の表示開始及び表示終了の

10

20

30

40

50

タイミングについては、第 1 4 実施形態 (A) と同様である。

【0919】

また、第 1 4 実施形態 (C) では、全リール 3 1 の停止後も、獲得数データをクリアせずに維持し、図 6 6 の入賞によるメダル払出し (M_WIN_PAY) のステップ S 6 1 1 において獲得数データとして払出し数データを記憶する。

このため、図 6 7 及び図 6 8 に示すように、全リール 3 1 の停止後も、獲得数表示 LED 7 8 に押し順指示情報を表示し続けることができる。

さらに、メダルの払出し時までは、獲得数表示 LED 7 8 に押し順指示情報を表示し続け、メダルの払出し時に、獲得数表示 LED 7 8 の表示を、押し順指示情報から獲得枚数に切り替えるので、獲得数表示 LED 7 8 を押し順指示情報及び獲得枚数の兼用の表示器としているものの、獲得枚数の表示を妨げないようにすることができる。

10

【0920】

<第 1 4 実施形態 (D) >

第 1 4 実施形態 (D) は、獲得数表示 LED 7 8 における押し順指示情報の表示開始のタイミングが、第 1 4 実施形態 (A) ~ (D) と異なるものであり、リール 3 1 が停止可となったときに押し順指示情報の表示を開始するものである。

図 6 9 は、第 1 4 実施形態 (D) におけるメイン処理 (M_MAIN) を示すフローチャートであり、第 1 1 実施形態の図 4 1 に対応するフローチャートである。

図 6 9 に示す第 1 4 実施形態 (D) のフローチャートにおいて、図 4 1 と異なるステップには、ステップ番号にアンダーラインを付し、図 4 1 と同一のステップには、同一のステップ番号を付している。

20

【0921】

図 6 9 に示すように、第 1 4 実施形態 (D) では、ステップ S 2 8 6 においてリール 3 1 の回転を開始するとステップ S 6 0 4 に進み、リール 3 1 が停止可となったか否かを判断する。すなわち、リール 3 1 の回転が定速に到達し、ストップスイッチ 4 2 の操作が受け可能な状態となったか否かを判断する。そして、リール 3 1 が停止可となったと判断したときはステップ S 2 8 4 に進み、押し順指示番号セット (M_ORG_INF) を実行する。なお、ステップ S 2 8 4 の押し順指示番号セット (M_ORG_INF) における処理の内容は、第 1 1 実施形態及び第 1 4 実施形態 (A) ~ (C) と同様である。

また、ステップ S 6 0 1 及び S 6 0 2 の制御コマンドセット 1 における処理の内容は、第 1 4 実施形態 (B) 及び (C) と同様である。

30

【0922】

図 7 0 及び図 7 1 は、第 1 4 実施形態 (D) を説明するためのタイムチャートである。

図 7 0 は、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図 7 1 は、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

上述したように、第 1 4 実施形態 (D) では、リール 3 1 が停止可になると、押し順指示番号セットを実行するため、図 7 0 及び図 7 1 に示すように、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたか、又は最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたかにかかわらず、リール 3 1 が停止可になると、獲得数表示 LED 7 8 における押し順指示情報の表示が開始される。

40

【0923】

また、第 1 4 実施形態 (D) においても、第 1 4 実施形態 (A) ~ (C) と同様に、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときは、図 7 0 に示すように、リール 3 1 の回転開始後、かつリール 3 1 が停止可となる前に、画像表示装置 2 3 における押し順指示画像の表示が開始され、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたときは、図 7 1 に示すように、リール 3 1 の回転開始前に、画像表示装置 2 3 における押し順指示画像の表示が開始される。

このため、第 1 4 実施形態 (D) においても、第 1 4 実施形態 (A) ~ (C) と同様に、

50

スタートスイッチ４１のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、リール３１が停止可となる前に、画像表示装置２３における押し順指示画像の表示が開始される。

【０９２４】

さらに、第１４実施形態（Ｄ）では、スタートスイッチ４１のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、リール３１が停止可となったときに、獲得数表示ＬＥＤ７８における押し順指示情報の表示が開始される。

このため、第１４実施形態（Ｄ）では、図７０及び図７１に示すように、スタートスイッチ４１のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、先に、画像表示装置２３における押し順指示画像の表示が開始され、その後に、獲得数表示ＬＥＤ７８における押し順指示情報の表示が開始されることとなる。

10

【０９２５】

また、第１４実施形態（Ｄ）では、リール３１が停止可となるまで、獲得数表示ＬＥＤ７８における押し順指示情報の表示開始タイミングを遅らせることができるので、第１４実施形態（Ｂ）と同様に、レア役の当選を待っていた遊技者をスタートスイッチ４１の操作後すぐに落胆させないようにすることができる。

さらにまた、第１４実施形態（Ｄ）では、獲得数表示ＬＥＤ７８における押し順指示情報の表示開始タイミングを遅らせるものの、リール３１が停止可となったときには、獲得数表示ＬＥＤ７８における押し順指示情報の表示を開始するので、遊技者がストップスイッチ４２を操作する前に、押し順指示情報を遊技者に知らせることができる。

20

【０９２６】

<第１４実施形態（Ｅ）>

第１４実施形態（Ｅ）は、第１４実施形態（Ｂ）と同様に、リール３１の回転開始時に押し順指示情報の表示を開始し、第１４実施形態（Ｃ）と同様に、メダルの払出し時に押し順指示情報の表示を終了するものである。

図７２は、第１４実施形態（Ｅ）におけるメイン処理（Ｍ_MAIN）を示すフローチャートであり、第１４実施形態（Ｂ）の図６２及び第１４実施形態（Ｃ）の図６５に対応するフローチャートである。

図７２において、ステップＳ２７１からステップＳ２８６までは、第１４実施形態（Ｂ）の図６２と同様であり、ステップＳ２８７からステップＳ３０３までは、第１４実施形態（Ｃ）の図６５と同様である。

30

【０９２７】

図７３及び図７４は、第１４実施形態（Ｅ）を説明するためのタイムチャートである。

図７３は、最小遊技時間の経過後にスタートスイッチ４１がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図７４は、最小遊技時間の経過前にスタートスイッチ４１がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

図７３及び図７４に示すように、第１４実施形態（Ｅ）では、第１４実施形態（Ｂ）の図６３及び図６４と同様に、リール３１の回転開始時に、獲得数表示ＬＥＤ７８における押し順指示情報の表示を開始し、第１４実施形態（Ｃ）の図６７及び図６８と同様に、メダルの払出し時に、獲得数表示ＬＥＤ７８における押し順指示情報の表示を終了する。

40

【０９２８】

なお、メダル獲得枚数の表示開始のタイミング、制御コマンドとしての押し順指示番号の送信タイミング、並びに画像表示装置２３における押し順指示画像の表示開始及び表示終了のタイミングについては、第１４実施形態（Ｂ）と同様である。

また、第１４実施形態（Ｅ）では、第１４実施形態（Ｂ）と同様に、最小遊技時間が経過したと判断したときに、押し順指示番号を獲得数データとして記憶することにより、リール３１の回転開始時に、獲得数表示ＬＥＤ７８における押し順指示情報の表示を開始する。このため、最小遊技時間の経過前にスタートスイッチ４１がオン（操作）されたときは、最小遊技時間が経過するまで、獲得数表示ＬＥＤ７８における押し順指示情報の表示開始

50

タイミングを遅らせることができるので、レア役の当選を待っていた遊技者をスタートスイッチ 4 1 の操作後すぐに落胆させないようにすることができる。

【0929】

さらに、第 1 4 実施形態 (E) では、第 1 4 実施形態 (C) と同様に、全リール 3 1 の停止後も、獲得数データをクリアせずに維持し、図 6 6 の入賞によるメダル払出し (M_WIN_PAY) のステップ S 6 1 1 において獲得数データとして払出し数データを記憶する。このため、全リール 3 1 の停止後も、メダルの払出し時まで、獲得数表示 LED 7 8 に押し順指示情報を表示し続けることができ、さらには、メダルの払出し時に、獲得数表示 LED 7 8 の表示を、押し順指示情報から獲得枚数に切り替えるので、獲得数表示 LED 7 8 を押し順指示情報及び獲得枚数の兼用の表示器としているものの、獲得枚数の表示を妨げないようにすることができる。

10

【0930】

<第 1 4 実施形態 (F) >

図 7 5 は、第 1 4 実施形態 (F) におけるリール 3 1、ストップスイッチ 4 2、及び操作指示ランプ 2 5 を含む構成の概要を示す正面図である。

図 7 5 に示すように、第 1 4 実施形態 (F) では、各リール 3 1 の下方に、停止指示ランプ 2 5 を備えている。この停止指示ランプ 2 5 は、停止させるリール 3 1 を指示するものであり、LED ランプによって構成されている。

【0931】

左リール 3 1 の下方に設けられており、左リール 3 1 の停止を指示するときに点灯する停止指示ランプ 2 5 が左停止指示ランプ 2 5 である。

20

同様に、中リール 3 1 の下方に設けられており、中リール 3 1 の停止を指示するときに点灯する停止指示ランプ 2 5 が中停止指示ランプ 2 5 である。

また、右リール 3 1 の下方に設けられており、右リール 3 1 の停止を指示するときに点灯する停止指示ランプ 2 5 が右停止指示ランプ 2 5 である。

そして、サブ制御基板 8 0 は、各停止指示ランプ 2 5 の点灯／消灯を制御する。

【0932】

ここで、サブ制御基板 8 0 は、第 1 サブ制御基板及び第 2 サブ制御基板から構成され、停止指示ランプ 2 5 は、第 2 サブ制御基板と電気的に接続されている。

そして、第 2 サブ制御基板は、第 1 サブ制御基板から送信された制御コマンドに基づいて、各停止指示ランプ 2 5 の点灯／消灯を制御したり、画像表示装置 2 3 に画像を表示する。

30

【0933】

具体的には、指示機能を作動させる条件を満たすと、すなわち、AT 中に押し順ベル等の有利な押し順を有する役に当選すると、メイン制御基板 5 0 は、メイン処理 (M_MAIN) 中の制御コマンドセット 1 において、制御コマンドとしての押し順指示番号を制御コマンドバッファに記憶する。

そして、メイン制御基板 5 0 は、この処理以降に実行する割込み処理 (I_INTR) 中の制御コマンド送信 (ステップ S 4 6 4) により、制御コマンドバッファに記憶されている制御コマンドとしての押し順指示番号を第 1 サブ制御基板に送信する。

【0934】

40

また、第 1 サブ制御基板は、メイン制御基板 5 0 から送信された制御コマンドを受信すると、受信した制御コマンドを所定の記憶領域に記憶 (保存) する。

さらにまた、第 1 サブ制御基板は、16ms ごとにサブメイン処理を実行しており、このサブメイン処理中のループ処理において制御コマンドの解析を行い、その結果、押し順指示番号であると判断すると、解析結果に応じたランプ制御コマンド及び画像コマンドをコマンドバッファに記憶する。

【0935】

さらに、第 1 サブ制御基板は、次のサブメイン処理中のコマンド送信処理において、コマンドバッファに記憶されているランプ制御コマンド及び画像コマンドを第 2 サブ制御基板に送信する。

50

このため、第 1 4 実施形態 (A) と同様に、メイン制御基板 5 0 が制御コマンドとしての押し順指示番号を第 1 サブ制御基板に送信してから、第 2 サブ制御基板がランプ制御コマンド及び画像コマンドを受信するまでに、 32 ms (=サブメイン処理の周期 $16\text{ ms} \times 2$) 程度の時間を要する。

【0936】

そして、第 2 サブ制御基板は、受信したランプ制御コマンドに基づいて、(左、中、右)停止指示ランプ 2 5 の点灯／消灯の制御を実行するとともに、受信した画像コマンドに基づいて描画処理を実行し、画像表示装置 2 3 に画像を表示する。

たとえば、左第一停止を示すランプ制御コマンド及び画像コマンドを受信したときは、第 2 サブ制御基板は、左停止指示ランプ 2 5 を点灯させ、中停止指示ランプ 2 5 及び右停止指示ランプ 2 5 を消灯させるとともに、左ストップスイッチ 4 2 の操作を促す画像を画像表示装置 2 3 に表示する。

【0937】

また、第 1 4 実施形態 (F) では、第 2 サブ制御基板は、 1 ms ごとに割込み処理を実行し、この割込み処理において各停止指示ランプ 2 5 の点灯／消灯の制御を実行する。

このため、第 2 サブ制御基板は、第 1 サブ制御基板から送信されたランプ制御コマンドを受信してから、停止させるリール 3 1 に対応する停止指示ランプ 2 5 を点灯させるまでに、 1 ms 程度の時間を要する。

【0938】

さらに、上述したように、メイン制御基板 5 0 が制御コマンドを第 1 サブ制御基板に送信してから、第 2 サブ制御基板がランプ制御コマンドを受信するまでに、 32 ms 程度の時間を要する。

このため、メイン制御基板 5 0 が制御コマンドを第 1 サブ制御基板に送信してから、第 2 サブ制御基板が停止指示ランプ 2 5 を点灯させるまでに、 33 ms (= $32\text{ ms} + 1\text{ ms}$) 程度の時間を要する。

【0939】

また、第 1 4 実施形態 (F) においても、第 1 4 実施形態 (A) と同様に、第 2 サブ制御基板は、 30 fps (frames per second) で描画処理を実行するため、1 つの画像を画像表示装置 2 3 に表示するのに、 33.33 ms 程度の時間を要する。

このため、第 1 4 実施形態 (F) においても、第 1 4 実施形態 (A) と同様に、メイン制御基板 5 0 が制御コマンドを第 1 サブ制御基板に送信してから、第 2 サブ制御基板が画像表示装置 2 3 に押し順指示画像を表示するまでに、 65.33 ms (= $32\text{ ms} + 33.33\text{ ms}$) 程度の時間を要する。

以上より、第 1 4 実施形態 (F) では、先に、停止指示ランプ 2 5 が点灯し、その後に、画像表示装置 2 3 に押し順指示画像が表示されることとなる。

【0940】

図 7 6 及び図 7 7 は、第 1 4 実施形態 (F) を説明するためのタイムチャートである。

図 7 6 は、最小遊技時間の経過後にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図 7 7 は、最小遊技時間の経過前にスタートスイッチ 4 1 がオン (操作) されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

【0941】

図示しないが、第 1 4 実施形態 (F) においても、第 1 4 実施形態 (B) と同様に、リール回転開始準備を実行した後に、押し順指示番号セットを実行する。

このため、図 7 6 及び図 7 7 に示すように、第 1 4 実施形態 (F) においても、第 1 4 実施形態 (B) と同様に、スタートスイッチ 4 1 の操作時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、リール 3 1 の回転開始時に、獲得数表示 LED 7 8 における押し順指示情報の表示が開始される。

【0942】

また、図示しないが、第 1 4 実施形態 (F) では、第 3 ストップスイッチ 4 2 のオンを検

10

20

30

40

50

知すると、獲得数データがクリアされる。そして、この処理以降に実行される割込み処理により、獲得数表示LED78の表示が「00」になる。

このため、第14実施形態(F)では、図76及び図77に示すように、第3ストップスイッチ42のオン(操作)時に、獲得数表示LED78における押し順指示情報の表示が終了する。

なお、メダル獲得枚数の表示開始のタイミング、及び制御コマンドとしての押し順指示番号の送信タイミングについては、第14実施形態(A)～(E)と同様である。

【0943】

また、上述したように、メイン制御基板50が制御コマンドを第1サブ制御基板に送信してから、第2サブ制御基板が停止指示ランプ25を点灯させるまでに、33ms程度の時間を要し、メイン制御基板50が制御コマンドを第1サブ制御基板に送信してから、第2サブ制御基板が押し順指示画像を画像表示装置23に表示するまでに、65.33ms程度の時間を要する。

10

【0944】

このため、最小遊技時間の経過後にスタートスイッチ41がオン(操作)されたときは、図76に示すように、リール31の回転開始後、かつリール31が停止可となる前に、まず、停止指示ランプ25が点灯し、その後、画像表示装置23に押し順指示画像が表示される。

これに対し、たとえば、最小遊技時間が経過する1秒前にスタートスイッチ41がオン(操作)されたときは、スタートスイッチ41のオン(操作)からリール31の回転開始までに1秒程度の時間を要するため、図77に示すように、リール31の回転開始前に、まず、停止指示ランプ25が点灯し、その後、画像表示装置23に押し順指示画像が表示される。

20

【0945】

また、最小遊技時間の経過後にスタートスイッチ41がオン(操作)されたときは、図76に示すように、まず、獲得数表示LED78に押し順指示情報が表示され、次に、停止指示ランプ25が点灯し、最後に、画像表示装置23に押し順指示画像が表示される。

これに対し、最小遊技時間の経過前にスタートスイッチ41がオン(操作)されたときは、図77に示すように、まず、停止指示ランプ25が点灯し、次に、画像表示装置23に押し順指示画像が表示され、最後に、獲得数表示LED78に押し順指示情報が表示される。

30

【0946】

また、第14実施形態(F)では、第14実施形態(B)及び(E)と同様に、最小遊技時間が経過したと判断したときに、押し順指示番号を獲得数データとして記憶することにより、リール31の回転開始時に、獲得数表示LED78における押し順指示情報の表示を開始する。

このため、最小遊技時間の経過前にスタートスイッチ41がオン(操作)されたときは、最小遊技時間が経過するまで、獲得数表示LED78における押し順指示情報の表示開始タイミングを遅らせることができるので、レア役の当選を待っていた遊技者をスタートスイッチ41の操作後すぐに落胆させないようにすることができる。

40

【0947】

なお、図76及び図77に示すように、スタートスイッチ41のオン(操作)時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、先に、停止指示ランプ25が点灯し、その後、押し順指示画像が画像表示装置23に表示される。

停止指示ランプ25及び画像表示装置23のいずれも第2サブ制御基板によって制御するが、画像表示装置23に画像を表示するためには描画処理を実行する必要があるため、その分、停止指示ランプ25の方が早く点灯する。

【0948】

<第14実施形態(G)>

第14実施形態(G)は、押し順指示情報を表示するための専用の7セグメントディスプレイ

50

レイ（７セグ）を備える点、及び押し順指示情報の表示終了のタイミングが、第１４実施形態（Ｆ）と異なり、それ以外は、第１４実施形態（Ｆ）と同様である。

なお、押し順指示情報を表示するための専用の７セグメントディスプレイを、押し順指示ＬＥＤと称する。

また、第１４実施形態（Ｇ）では、ＲＷＭ５３に、押し順指示データの記憶領域を確保している。押し順指示データは、押し順指示ＬＥＤに押し順指示情報を表示するためのデータである。

【０９４９】

図７８及び図７９は、第１４実施形態（Ｇ）を説明するためのタイムチャートである。

図７８は、最小遊技時間の経過後にスタートスイッチ４１がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示し、図７９は、最小遊技時間の経過前にスタートスイッチ４１がオン（操作）されたときの押し順指示情報の表示開始及び表示終了のタイミングを示している。

【０９５０】

第１４実施形態（Ｇ）においても、第１４実施形態（Ｂ）及び（Ｆ）と同様に、リール回転開始準備を実行した後に、押し順指示番号セットを実行する。

このため、図７８及び図７９に示すように、第１４実施形態（Ｇ）においても、第１４実施形態（Ｂ）及び（Ｆ）と同様に、スタートスイッチ４１のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかにかかわらず、リール３１の回転開始時に、押し順指示情報の表示が開始される。

なお、第１４実施形態（Ｇ）では、ＲＷＭ５３の押し順指示データの記憶領域に、押し順指示番号をセットする。これにより、この処理以降に実行される割込み処理で、押し順指示ＬＥＤに、押し順指示情報が表示される。

【０９５１】

また、第１４実施形態（Ａ）～（Ｆ）では、獲得数表示ＬＥＤ７８に押し順指示情報を表示していたため、メダルの払出し時までに獲得数データをクリアすることにより、獲得数表示ＬＥＤ７８にメダルの獲得枚数を表示可能としていた。

これに対し、第１４実施形態（Ｇ）では、メダルの払出し時においても、押し順指示データをクリアせずに維持するため、図７８及び図７９に示すように、メダルの払出し時にも、押し順指示ＬＥＤには、押し順指示情報（たとえば「＝１」）が表示され続ける。

【０９５２】

さらに、第１４実施形態（Ｇ）では、メダルの払出しが終了すると、押し順指示データをクリアする。そして、この処理以降に実行される割込み処理により、押し順指示ＬＥＤの表示が「００」になる。

このため、第１４実施形態（Ｇ）では、図７８及び図７９に示すように、メダルの払出しの後に、押し順指示ＬＥＤにおける押し順指示情報の表示が終了する。

【０９５３】

このように、第１４実施形態（Ｇ）では、押し順指示情報を獲得数表示ＬＥＤ７８には表示せず、専用の押し順指示ＬＥＤに表示するため、メダルの払出し時に押し順指示情報の表示を継続しても、メダルの獲得枚数の表示を妨げないようにすることができる。

なお、メダル獲得枚数の表示開始のタイミング、制御コマンドとしての押し順指示番号の送信タイミング、操作指示ランプ２５の表示開始及び表示終了のタイミング、並びに画像表示装置２３への押し順指示画像の表示開始及び表示終了のタイミングについては、第１４実施形態（Ｆ）と同様である。

【０９５４】

<第１４実施形態のまとめ>

スタートスイッチ４１がオン（操作）された時からリール３１が停止可（リール３１の回転が定速に到達し、ストップスイッチ４２の操作が受け付け可能な状態）となる時までに押し順指示情報を表示すれば、遊技者がストップスイッチ４２をオン（操作）する前に、遊技者に正解押し順を知らせることができる。

このため、押し順指示情報の表示開始のタイミングとしては、

- 1) スタートスイッチ 4 1 がオン（操作）された時
- 2) スタートスイッチ 4 1 がオン（操作）された後、かつリール 3 1 の回転開始前
- 3) リール 3 1 の回転開始時
- 4) リール 3 1 の回転開始後、かつリール 3 1 が停止可となる前
- 5) リール 3 1 が停止可となる時

を挙げることができる。

【0955】

また、押し順指示情報を獲得数表示 LED 7 8 に表示する場合には、第 3 ストップスイッチ 4 2 がオン（操作）された時からメダルの払出し時までに押し順指示情報の表示を終了すれば、メダルの獲得枚数の表示を妨げないようにすることができる。

10

このため、押し順指示情報の表示終了のタイミングとしては、

- 1) 第 3 ストップスイッチ 4 2 がオン（操作）された時
- 2) 第 3 ストップスイッチ 4 2 がオンされた後にオフされた時（遊技者が第 3 ストップスイッチ 4 2 から手を離れた時）
- 3) 全リール 3 1 の停止時
- 4) メダルの払出し時

を挙げることができる。

なお、押し順指示情報を専用の押し順表示 LED に表示する場合には、メダルの払出し時には押し順指示情報の表示を継続し、メダルの払出し後に押し順指示情報の表示を終了してもよい。

20

【0956】

また、サブ制御基板 8 0（第 2 サブ制御基板）で画像表示装置 2 3 に押し順指示画像を表示するまでには、メイン制御基板 5 0 での制御コマンドの生成、メイン制御基板 5 0 からサブ制御基板 8 0 への制御コマンドの送信、サブ制御基板 8 0 での制御コマンドの受信及び解析、サブ制御基板 8 0（第 2 サブ制御基板）での描画処理及び表示を経るため、一定の時間を要する。

したがって、メイン制御基板 5 0 において押し順指示情報の獲得数表示 LED 7 8 への表示と制御コマンドのサブ制御基板 8 0 への送信とを同時に行ったとしても、押し順指示画像の画像表示装置 2 3 への表示は遅れることとなる。

30

【0957】

また、スタートスイッチ 4 1 のオン（操作）時が最小遊技時間の経過前であるか又は経過後であるかによって、リール 3 1 の回転開始と、押し順指示画像の画像表示装置 2 3 への表示開始との順序が入れ替わることもある。

よって、押し順指示画像の画像表示装置 2 3 への表示開始のタイミングとしては、

- 1) スタートスイッチ 4 1 がオン（操作）された後、かつリール 3 1 の回転開始前
- 2) リール 3 1 の回転開始後、かつリール 3 1 が停止可となる前

を挙げることができる。

【0958】

また、メイン制御基板 5 0 がサブ制御基板 8 0 に制御コマンドを送信してから、サブ制御基板 8 0（第 2 サブ制御基板）が押し順指示画像の画像表示装置 2 3 への表示を終了するまでにも、一定の時間を要する。

40

このため、押し順指示画像の画像表示装置 2 3 への表示終了のタイミングは、第 3 ストップスイッチ 4 2 がオン（操作）された後となる。

そして、押し順指示情報の獲得数表示 LED 7 8 への表示開始タイミング、押し順指示情報の獲得数表示 LED 7 8 への表示終了タイミング、押し順指示画像の画像表示装置 2 3 への表示開始タイミング、及び押し順指示画像の画像表示装置 2 3 への表示終了タイミングについては、第 1 4 実施形態（A）～（G）で示した組合せに限らず、適宜組み合わせで設定することができる。

【0959】

50

なお、獲得数表示LED78に押し順指示情報を表示している遊技において、途中で押し順ミスが生じたとしても、第3ストップスイッチ42のオン（操作）時以降の所定時まで押し順指示情報をそのまま表示し続けてもよく、また、押し順ミスが生じた時点で押し順指示情報の表示を終了してもよい。

同様に、画像表示装置23に押し順指示画像を表示している遊技において、途中で押し順ミスが生じたとしても、第3ストップスイッチ42のオン（操作）時以降の所定時まで押し順指示画像をそのまま表示し続けてもよく、また、押し順ミスが生じた時点で押し順指示画像の表示を終了してもよい。

【0960】

また、3枚投入時のリプレイ入賞時には、3枚のメダルが自動ベットされて遊技開始可能となるため、1ベット表示LED79a、2ベット表示LED79b、3ベット表示LED79c、遊技開始表示LED79d、及びリプレイ表示LED79fが点灯する。

このとき、第3ストップスイッチ42が操作されて、リプレイに対応する図柄組合せが停止表示されると、まず、1ベット表示LED79aが点灯し、かつ2ベット表示LED79b、3ベット表示LED79c、遊技開始表示LED79d、及びリプレイ表示LED79fが消灯した状態になる。

【0961】

その後、2ベット表示LED79b、3ベット表示LED79cが順次点灯し、最後に、1ベット表示LED79a、2ベット表示LED79b、3ベット表示LED79c、遊技開始表示LED79d、及びリプレイ表示LED79fが点灯した状態になる。

そして、3枚投入時のリプレイ入賞時には、1ベット表示LED79aが点灯し、かつ2ベット表示LED79b、3ベット表示LED79c、遊技開始表示LED79d、及びリプレイ表示LED79fが消灯した状態になるときに、押し順指示情報の獲得数表示LED78への表示を終了してもよい。

【0962】

また、小役入賞時には、第3ストップスイッチ42のオン時、第3ストップスイッチのオフ時、全リール31の停止時、又はメダルの払出し時に、獲得数表示LED78における押し順指示情報の表示を終了し、リプレイ入賞時には、1ベット表示LED79aが点灯し、かつ2ベット表示LED79b、3ベット表示LED79c、遊技開始表示LED79d、及びリプレイ表示LED79fが消灯した状態になるときに、獲得数表示LED78における押し順指示情報の表示を終了してもよい。

すなわち、小役入賞時とリプレイ入賞時とで、押し順指示情報の表示終了タイミングを異ならせてもよい。

もちろん、小役入賞時とリプレイ入賞時とで、押し順指示情報の表示終了タイミングを同じにしてもよい。

【0963】

以上、本発明の第14実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような変形が可能である。

（1）第14実施形態（A）では、8ビットの平行通信線を2組使用し、一方の平行通信線で第1制御コマンドをサブ制御基板80に送信し、他方の平行通信線で第2制御コマンドをサブ制御基板80に送信することにより、2バイトのデータからなる制御コマンドを1回の割込み処理でサブ制御基板80に送信可能とした。

【0964】

しかし、これに限らず、たとえば、8ビットの平行通信線を1組のみ使用して、2バイトのデータからなる制御コマンドをサブ制御基板80に送信してもよい。

この場合、1回の割込み処理中の制御コマンド送信で、第1制御コマンド及び第2制御コマンドを順次送信してもよい。これにより、2バイトのデータからなる制御コマンドを1回の割込み処理でサブ制御基板80に送信することができる。

【0965】

また、一の割込み処理中の制御コマンド送信で、第1制御コマンドを送信し、次の割込み

10

20

30

40

50

処理中の制御コマンド送信で、第2制御コマンドを送信してもよい。これにより、2バイトのデータからなる制御コマンドを2回の割込み処理でサブ制御基板80に送信してもよい。

さらにまた、パラレル通信に限らず、シリアル通信でメイン制御基板50からサブ制御基板80に制御コマンドを送信してもよい。

さらに、電氣的な接続によってメイン制御基板50からサブ制御基板80に制御コマンドを送信してもよく、光通信手段を用いた接続によってメイン制御基板50からサブ制御基板80に制御コマンドを送信してもよい。

【0966】

(2) 第14実施形態(A)では、メイン制御基板50は、制御コマンドとして押し順指示番号をサブ制御基板80(第1サブ制御基板)に送信し、サブ制御基板80(第2サブ制御基板)は、受信した押し順指示番号に基づいて描画処理を実行して、画像表示装置23に押し順指示画像を表示した。

しかし、これに限らず、たとえば、メイン制御基板50は、制御コマンドとして条件装置番号をサブ制御基板80(第1サブ制御基板)に送信し、サブ制御基板80(第2サブ制御基板)は、受信した条件装置番号に基づいて描画処理を実行して、画像表示装置23に押し順指示番号を表示してもよい。

【0967】

また、たとえば、メイン制御基板50は、制御コマンドとして演出グループ番号をサブ制御基板80(第1サブ制御基板)に送信し、サブ制御基板80(第2サブ制御基板)は、受信した演出グループ番号に基づいて描画処理を実行して、画像表示装置23に押し順指示番号を表示してもよい。

(3) 第1～第14実施形態、及び第1～第14実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【0968】

<第15実施形態>

第15実施形態は、メダル投入口47から投入されたメダルの加算処理のタイミングに関するものである。

以下、メダルの加算処理のタイミングが異なる第15実施形態(A)～(C)について説明する。

【0969】

<第15実施形態(A)>

第15実施形態(A)におけるメダルセレクトの構成は、第1実施形態の図2に示すメダルセレクトの構成と同様である。

すなわち、メダル投入口47からメダルを投入すると、そのメダルは、メダルセレクト内のメダル通路を流下する。メダルセレクト内のメダル通路上には、上流側から、通路センサ46、投入センサ44a、投入センサ44bが設けられている。また、通路センサ46と、投入センサ44aとの間には、ブロック45が設けられている。

【0970】

メダル投入口47から投入されたメダルは、まず、通路センサ46を通過し、その後、ブロック45の位置に到達する。また、ブロック45がオン状態であるときは、メダル通路を流下するメダルは、ブロック45を通過し、その後、投入センサ44a及び44bの位置に到達する。

投入センサ44a及び44bは、所定距離を空けて設置されている。

そして、メダルが投入センサ44a及び44bの位置に到達する前は、投入センサ44a及び44bは、いずれもオフである。

また、メダルがメダル通路を流下すると、まず、投入センサ44aはオフからオンになり、投入センサ44bはオフのままとなる。

【0971】

さらにメダルがメダル通路を流下すると、投入センサ44aはオンのまま、投入センサ4

10

20

30

40

50

4 b はオフからオンになる。

その後、さらにメダルがメダル通路を流下すると、投入センサ 4 4 a はオンからオフになり、投入センサ 4 4 b はオンのままとなる。

その後、さらにメダルがメダル通路を流下すると、投入センサ 4 4 a はオフのまま、投入センサ 4 4 b はオンからオフになる。

そして、投入センサ 4 4 a 及び 4 4 b を通過したメダルは、ホッパー 3 5 に至る。

【0972】

図 8 0 は、第 1 5 実施形態 (A) におけるメダルの加算処理の実行タイミングを示す図である。

図 8 0 中の (a) のタイミングでは、投入センサ 4 4 a 及び 4 4 b は、いずれもオフである。

10

図 8 0 中の (b) のタイミングでは、投入センサ 4 4 a はオンであり、かつ投入センサ 4 4 b はオフである。

図 8 0 中の (b) の状態は、第 1 実施形態 (B) における図 4 中の (a) の状態に相当する。

また、図 8 0 中の (b) の状態が所定時間以上継続すると、メイン制御基板 5 0 は、メダル通過エラーと判断し、サブ制御基板 8 0 にエラーコマンドを送信する。そして、サブ制御基板 8 0 は、エラーコマンドを受信すると、スピーカ 2 2 からエラー音を出力する。

【0973】

図 8 0 中の (c) のタイミングでは、投入センサ 4 4 a 及び 4 4 b は、いずれもオンである。

20

図 8 0 中の (c) の状態は、第 1 実施形態 (B) における図 4 中の (b) 又は (c) の状態に相当する。

また、図 8 0 中の (c) の状態が所定時間以上継続すると、図 8 0 中の (b) のときと同様に、メイン制御基板 5 0 は、メダル通過エラーと判断し、サブ制御基板 8 0 にエラーコマンドを送信する。そして、サブ制御基板 8 0 は、エラーコマンドを受信すると、スピーカ 2 2 からエラー音を出力する。

【0974】

図 8 0 中の (d) のタイミングでは、投入センサ 4 4 a はオフであり、投入センサ 4 4 b はオンである。

30

図 8 0 中の (d) の状態は、第 1 実施形態 (B) における図 4 中の (d) の状態に相当する。

また、図 8 0 中の (d) の状態が所定時間以上継続すると、図 8 0 中の (b) 及び (c) のときと同様に、メイン制御基板 5 0 は、メダル通過エラーと判断し、サブ制御基板 8 0 にエラーコマンドを送信する。そして、サブ制御基板 8 0 は、エラーコマンドを受信すると、スピーカ 2 2 からエラー音を出力する。

【0975】

図 8 0 中の (e) のタイミングでは、投入センサ 4 4 a 及び 4 4 b は、いずれもオフである。

図 8 0 中の (e) の状態は、第 1 実施形態 (B) における図 4 中の (e) の状態に相当する。

40

また、図 8 0 中の (e) の状態になると、メイン制御基板 5 0 は、メダルが投入されたと判断し、メダルの「1」加算処理 (ベット処理又はクレジット処理) を実行する。

ここで、図 8 0 中の (e) の状態になった時点で、ベット数が規定数未満であるときは、メイン制御基板 5 0 は、ベット数の「1」加算処理を実行する。たとえば、当該遊技での規定数が「3」であり、その時点でのベット数が「1」であるときは、ベット数の「1」加算処理により、ベット数を「1」から「2」に更新する。

【0976】

また、図 8 0 中の (e) の状態になった時点で、ベット数が既に規定数に到達している場合において、クレジット数が最大数の「50」に到達していないときは、メイン制御基板

50

50は、クレジット数の「1」加算処理を実行する。たとえば、その時点でのクレジット数が「20」であるときは、クレジット数を「21」に更新する。

さらに、図80中の(e)の状態になると、メイン制御基板50は、サブ制御基板80に投入コマンドを送信する。そして、サブ制御基板80は、投入コマンドを受信すると、スピーカ22から投入音を出力する。

図80中の(e)の状態になる前にメダル通過エラーが発生したときは、メイン制御基板50は、メダルの「1」加算処理を実行せず、投入コマンドも送信しない。

【0977】

また、メダル投入口47から複数枚のメダルが投入されたときは、図80中の(a)～(e)を繰り返す。

そして、図80中の(e)の状態、ベット数の「1」加算処理を実行することにより、ベット数が規定数に到達したときは、メイン制御基板50は、スタートスイッチ41の操作を受け付け可能な状態(遊技開始可能)とし、遊技開始表示LED79dを点灯させる。

【0978】

<第15実施形態(B)>

第15実施形態(B)は、メダルの「1」加算処理の実行タイミングが、第15実施形態(A)と異なるものである。

なお、第15実施形態(B)におけるメダルセレクトの構成も、第1実施形態の図2に示すメダルセレクトの構成と同様である。

【0979】

図81は、第15実施形態(B)におけるメダルの加算処理の実行タイミングを示す図である。

図81中の(a)～(c)については、図80中の(a)～(c)と同様であるため、説明を省略し、図81中の(d)及び(e)については、図80中の(d)及び(e)と異なるため、以下で説明する。

【0980】

図81中の(d)のタイミングでは、投入センサ44aはオフであり、投入センサ44bはオンである。

図81中の(d)の状態は、第1実施形態(B)における図4中の(d)の状態に相当する。

そして、第15実施形態(B)では、図81中の(d)の状態になると、メイン制御基板50は、メダルが投入されたと判断し、メダルの「1」加算処理(ベット処理又はクレジット処理)を実行する。このとき、ベット数が規定数未満であるときは、ベット数の「1」加算処理を実行し、ベット数が既に規定数に到達している場合において、クレジット数が最大数の「50」に到達していないときは、クレジット数の「1」加算処理を実行することは、第15実施形態(A)と同様である。

【0981】

さらに、第15実施形態(B)では、図81中の(d)の状態になると、メイン制御基板50は、サブ制御基板80に投入コマンドを送信する。そして、サブ制御基板80は、投入コマンドを受信すると、スピーカ22から投入音を出力する。

ただし、第15実施形態(B)では、図81中の(d)の状態が所定時間以上継続すると、メイン制御基板50は、メダル通過エラーと判断し、サブ制御基板80にエラーコマンドを送信する。そして、サブ制御基板80は、エラーコマンドを受信すると、スピーカ22からエラー音を出力する。

【0982】

このため、第15実施形態(B)では、メダルの「1」加算処理を実行し、投入音を出力した後に、メダル通過エラーと判断し、エラー音を出力する場合を有する。

このように、図81中の(d)の状態となった時点でメダルの「1」加算処理を実行するとともに投入音を出力し、その後、図81中の(d)の状態が所定時間以上継続してエラー音を出力した場合、投入音を出力してからエラー音を出力することになるので、エラー

10

20

30

40

50

となってもメダルが投入されたということを投入音により遊技者に知らせることができる。なお、図 8 1 中の (b) 又は (c) の状態でメダル通過エラーが発生したときは、メイン制御基板 5 0 は、メダルの「1」加算処理を実行せず、投入コマンドも送信しない。

【0983】

図 8 1 中の (e) のタイミングでは、投入センサ 4 4 a 及び 4 4 b は、いずれもオフである。

また、メダル投入口 4 7 から複数枚のメダルが投入されたときは、図 8 1 中の (a) ~ (e) を繰り返す。

そして、ベット数の「1」加算処理を実行することにより、ベット数が規定数に到達したときは、メイン制御基板 5 0 は、図 8 1 中の (e) の状態で、スタートスイッチ 4 1 の操作を受付け可能な状態とし、遊技開始表示 LED 7 9 d を点灯させる。

このため、第 1 5 実施形態 (B) では、メダルの「1」加算処理を実行し、投入音を出力するタイミングと、スタートスイッチ 4 1 の操作を受付け可能な状態とし、遊技開始表示 LED 7 9 d を点灯させるタイミングとが異なる。

【0984】

ここで、第 1 5 実施形態 (A) で説明したように、図 8 0 中の (e) のタイミングで (投入センサ 4 4 a 及び 4 4 b のいずれもオフになったときに) メダルの「1」加算処理を実行することが一般的である。

しかし、図 8 1 中の (d) の状態となる位置までメダルがメダル通路を流下すれば、そのメダルは、既にブロック 4 5 を通過しているので、ホッパー 3 5 に入る。

そこで、第 1 5 実施形態 (B) では、図 8 1 中の (d) のタイミングで (投入センサ 4 4 b はオンのままであり、投入センサ 4 4 a がオンからオフになったときに) メダルの「1」加算処理を実行する。これにより、メダルの加算処理を実行していないのにメダルがホッパー 3 5 に入ってしまう、いわゆるメダルの飲み込みを防止することができる。

【0985】

また、第 1 5 実施形態 (B) では、上述したように、図 8 1 中の (d) の状態が所定時間以上継続すると、メイン制御基板 5 0 は、メダル通過エラーと判断してサブ制御基板 8 0 にエラーコマンドを送信し、サブ制御基板 8 0 は、スピーカ 2 2 からエラー音を出力する。この場合、エラー音を出力した時点では、既にメダルの加算処理を実行し、投入音を出力しているので、エラーを解除し、メダルセレクト内に詰まったメダルをホッパー 3 5 に入ればよい。これにより、遊技者に不利益を与えないようにすることができる。

【0986】

また、メダル投入口 4 7 からメダルが連続して投入された場合において、クレジット数が最大数の「50」に到達したときは、51 枚目のメダルは、ブロック 4 5 の位置でメダル通路から外れ、メダル払出し口 1 6 から返却される。

このとき、50 枚目のメダルが図 8 1 中の (d) の状態 (投入センサ 4 4 a はオフ、かつ投入センサ 4 4 b はオン) となったタイミングでクレジット数の「1」加算処理を実行し、ブロック 4 5 をオフにする。これにより、51 枚目のメダルを飲み込むことなく確実にメダル払出し口 1 6 から返却することができる。

【0987】

また、第 1 5 実施形態 (B) では、図 8 1 中の (d) の状態で、ベット数の「1」加算処理を実行することにより、ベット数が規定数に到達すると、スタートスイッチ 4 1 の操作を受付け可能な状態となる。このとき、スタートスイッチ 4 1 を操作すると、メイン制御基板 5 0 は、サブ制御基板 8 0 に開始コマンドを送信する。そして、サブ制御基板 8 0 は、開始コマンドを受信すると、スピーカ 2 2 から効果音を出力する。

【0988】

ここで、第 1 5 実施形態 (A) のように、図 8 0 中の (e) のタイミングで、スタートスイッチ 4 1 の操作を受付け可能な状態にするとともに、サブ制御基板 8 0 に投入コマンドを送信すると、投入音と、スタートスイッチ 4 1 の操作に基づく効果音とが重なってしまう可能性を有する。

10

20

30

40

50

そこで、第15実施形態(B)では、図81中の(d)のタイミングで、サブ制御基板80に投入コマンドを送信し、図81中の(e)のタイミングで、スタートスイッチ41の操作を受け付け可能な状態にする。これにより、投入音と、スタートスイッチ41の操作に基づく効果音とが重ならないようにすることができる。

【0989】

＜第15実施形態(C)＞

第15実施形態(C)は、メダルの「1」加算処理の実行タイミングについては、第15実施形態(B)と同一であるが、投入音の出力タイミングが、第15実施形態(B)と異なるものである。

なお、第15実施形態(C)におけるメダルセレクトの構成も、第1実施形態の図2に示すメダルセレクトの構成と同様である。

【0990】

図82は、第15実施形態(C)におけるメダルの加算処理の実行タイミングを示す図である。

図82中の(a)～(c)については、図80及び図81中の(a)～(c)と同様であるため、説明を省略し、図82中の(d)及び(e)については、図80及び図81中の(d)及び(e)と異なるため、以下で説明する。

【0991】

図82中の(d)のタイミングでは、投入センサ44aはオフであり、投入センサ44bはオンである。

図82中の(d)の状態は、第1実施形態(B)における図4中の(d)の状態に相当する。

そして、第15実施形態(C)では、図82中の(d)の状態になると、メイン制御基板50は、メダルが投入されたと判断し、メダルの「1」加算処理(ベット処理又はクレジット処理)を実行する。このとき、ベット数が規定数未満であるときは、ベット数の「1」加算処理を実行し、ベット数が既に規定数に到達している場合において、クレジット数が最大数の「50」に到達していないときは、クレジット数の「1」加算処理を実行することは、第15実施形態(A)及び(B)と同様である。

【0992】

ただし、第15実施形態(C)では、第15実施形態(B)と異なり、図82中の(d)のタイミングでは、メイン制御基板50は、サブ制御基板80に投入コマンドを送信しない。

そして、第15実施形態(C)では、図82中の(e)のタイミングで、メイン制御基板50は、サブ制御基板80に投入コマンドを送信する。そして、サブ制御基板80は、投入コマンドを受信すると、スピーカ22から投入音を出力する。

【0993】

ここで、図82中の(d)の状態が所定時間以上継続し、メイン制御基板50が、メダル通過エラーと判断して、サブ制御基板80にエラーコマンドを送信したとする。そして、サブ制御基板80が、スピーカ22からエラー音を出力したとする。

この場合、メダルの「1」加算処理は実行するが、投入音は出力せずに、エラー音を出力することとなる。これにより、エラー報知を優先することができる。

【0994】

そして、エラーを解除すると、メイン制御基板50は、サブ制御基板80に投入コマンドを送信し、サブ制御基板80は、受信した投入コマンドに基づいて、スピーカ22から投入音を出力する。これにより、メダルが投入されたことを遊技者に知らせることができるので、遊技者を安心させることができる。

また、図82中の(e)の状態、ベット数の「1」加算処理を実行することにより、ベット数が規定数に到達したときは、スタートスイッチ41の操作を受け付け可能な状態とし、遊技開始表示LED79dを点灯させることは、第15実施形態(A)及び(B)と同様である。

10

20

30

40

50

【0995】

＜第16実施形態＞

第16実施形態は、メダルセレクトアの投入センサ44a及び44bを通過したメダルをホッパー35に案内するシュート通路48、並びにシュート通路48の途中に設けたシュートセンサ49に関するものである。

図83は、メダルセレクトア、シュート通路48、及びシュートセンサ49を示す図であって、メダル投入口47から投入されたメダルMが、投入センサ44a、投入センサ44b及びシュートセンサ49を通過してホッパー35に至る様子を示す模式図である。

【0996】

シュート通路48は、メダルセレクトアの投入センサ44a及び44bを通過したメダルMをホッパー35に案内する通路であり、メダルセレクトアのメダル通路の下流側に接続されている。そして、メダル投入口47から投入されたメダルMは、メダルセレクトアのメダル通路及びシュート通路35を通過してホッパー35に至る。

【0997】

シュートセンサ49は、メダル詰まりやゴト行為の有無判断するため等に設けられたセンサであって、受発光部を有する光学センサを用いて構成されており、シュート通路48の途中の所定位置に配置されており、メイン制御基板50と電氣的に接続されている。

シュート通路48は、投入センサ44a及び44bを通過したメダルMをホッパー35に案内する通路であるから、シュートセンサ49は、投入センサ44a及び44bより下流側に配置されている。

【0998】

第16実施形態では、投入監視カウンタは、投入センサ44a及び44bがメダルMの通過を検知したとき（投入センサ44a及び44bの双方がオフ→オン→オフとなったとき）に「1」加算（「+1」）され、シュートセンサ49がメダルMの通過を検知したときに「1」減算（「-1」）されるカウンタである。このため、投入監視カウンタは、正常時には、「1」と「0」とを繰り返す。

なお、投入監視カウンタの「1」加算のタイミングは、投入センサ44bがオンからオフになるタイミング（図4及び図80～図82の（e）のタイミング）である。

また、投入監視カウンタの「1」加算のタイミングは、投入センサ44bがオンからオフになるタイミングに限らず、たとえば、投入センサ44aがオフからオンになるタイミング（図4及び図80～図82の（b）のタイミング）としてもよく、投入センサ44aがオンからオフになるタイミング（図4及び図80～図82の（c）のタイミング）としてもよく、投入センサ44bがオフからオンになるタイミング（図4及び図80～図82の（d）のタイミング）としてもよい。これらのタイミングまでメダルMが到達すれば、そのメダルMはホッパー35に入ると考えられるためである。

また、メダルMがシュートセンサ49を通過するときは、シュートセンサ49がオフ→オン→オフとなるが、投入監視カウンタの「1」減算のタイミングは、シュートセンサ49がオンからオフになるタイミングである。

【0999】

また、投入センサ44a及び44bがメダルMの通過を検知し（投入監視カウンタ＝「+1」）、かつシュートセンサ49がメダルMの通過を検知しなかった場合において、投入センサ44a及び44bがメダルMの通過をさらに検知したときは、投入監視カウンタは「+2」となり、メイン制御基板50は、メダル通過エラーと判断する。

さらにまた、投入センサ44a及び44bがメダルMの通過を検知せず、シュートセンサ49のみがメダルMの通過を検知したときは、投入監視カウンタは「-1」となり、メイン制御基板50は、メダル通過エラーと判断する。

【1000】

なお、メイン制御基板50がメダル通過エラーと判断するのは、投入監視カウンタが「+2」になったとき及び「-1」になったときに限らない。たとえば、投入監視カウンタが「+2」以上の所定値となったとき及び「-1」以下の所定値となったときに、メイン制

10

20

30

40

50

御基板 50 がメダル通過エラーと判断するようにしてもよい。

さらに、メイン制御基板 50 は、シュートセンサ 49 がメダル M を検知した後、所定時間を経過してもメダル M を検知し続けているときは、メダル滞留エラーと判断する。そして、メイン制御基板 50 は、メダル滞留エラーと判断すると、エラーが解除されるまで、遊技の進行を停止する。

【1001】

図 83 に示すように、メダル投入口 47 から投入されたメダル M は、メダル通路、及びシュート通路 48 を通って、ホッパー 35 に至る。このとき、投入センサ 44a、投入センサ 44b、シュートセンサ 49 を通過する。

ここで、シュート通路 48 の先端でメダル M が詰まったとする。図 83 中、M1 の位置は、メダル投入口 47 に置かれたメダル M の位置を示し、M2 の位置は、シュート通路 48 の先端で詰まったメダル M の位置を示し、M3 の位置は、シュート通路 48 の先端から 2 枚目のメダル M の位置を示し、M4 の位置は、シュート通路 48 の先端から 3 枚目のメダル M の位置を示している。

【1002】

図 83 に示すように、第 16 実施形態では、シュート通路 48 の先端でメダル M が詰まったときに、シュート通路 48 の先端から 3 枚目のメダル M (M4) を検知可能な位置に、シュートセンサ 49 を配置している。

このため、シュート通路 48 の先端でメダル M が詰まると、シュート通路 48 の先端から 3 枚目のメダル M (M4) がシュートセンサ 49 によって検知され、この状態が所定時間以上継続すると、メイン制御基板 50 は、メダル滞留エラーと判断し、エラーが解除されるまで、遊技の進行を停止する。

【1003】

たとえば、規定数が「3」であり、ベット数及びクレジット数がいずれも「0」であるときに、メダル投入口 47 から 3 枚のメダル M を投入したとする。この場合、投入センサ 44a 及び 44b が 3 枚目のメダル M の通過を検知したときに、メイン制御基板 50 は、スタートスイッチ 41 の操作を受け付け可能な状態（遊技開始可能）とし、遊技開始表示 LED 79d を点灯させる。このとき、1 枚目のメダル M (M2) がシュート通路 48 の先端で詰まると、3 枚目のメダル M (M4) は、シュートセンサ 49 によって検知される。そして、この状態が所定時間以上継続すると、メイン制御基板 50 は、メダル滞留エラーと判断し、遊技の進行を停止する。これにより、シュート通路 48 にメダル M が詰まった状態で遊技者に遊技を行わせないようにすることができる。

【1004】

なお、シュートセンサ 49 の位置は、シュート通路 48 の先端でメダル M が詰まったときに、シュート通路 48 の先端から 3 枚目のメダル M (M4) を検知可能な位置に限らない。規定数を「N」とすると、シュートセンサ 49 は、シュート通路 48 の先端でメダル M が詰まったときに、シュート通路 48 の先端から N 枚目のメダル M を検知可能な位置に配置すればよい。これにより、シュート通路 48 にメダル M が詰まった状態で遊技者に遊技を行わせないようにすることができる。

【1005】

<第 17 実施形態>

第 17 実施形態は、メダル払出し装置 15 の排出部 103 から射出されたメダルをメダル払出し口 16 に案内する払出しメダル通路 134 に関するものである。

図 84 は、通路形成部材 130 の正面図であり、図 85 は、通路形成部材 130 の背面図であり、図 86 は、通路形成部材 130 の左側面図であり、図 87 は、図 85 の A-A 矢視断面図である。

【1006】

スロットマシン 10 は、前面が開閉する箱形のキャビネット 13 と、キャビネット 13 の開口を塞ぐフロントドア 12 とを備えている。

また、キャビネット 13 の内部下方には、メダル払出し装置 15 が配置されている。

さらにまた、フロントドア12の前面中央には、メダル投入口47、スタートスイッチ41、ストップスイッチ42等が配置され、フロントドア12の裏面であってメダル投入口47に対応する位置には、メダルセレクトが配置されている。

さらに、フロントドア12の下部には、メダル払出し口16が設けられ、フロントドア12の前面下部には、メダル払出し口16から払い出されたメダルを受けるメダル受け皿が設けられ、フロントドア12の裏面下部には、通路形成部材130が取り付けられている。

【1007】

また、通路形成部材130は、図84及び図85に示すように、屈曲した形状に形成されており、フロントドア12の裏面下部の所定位置に取り付けられることにより、返却メダル通路132及び払出しメダル通路134を形成する部材である。

さらにまた、返却メダル通路132は、メダルセレクトのブロック45によって投入不許可とされたメダルをメダル払出し口16に案内する通路である。

さらに、払出しメダル通路134は、メダル払出し装置15の排出部103から射出されたメダルをメダル払出し口16に案内する通路である。

なお、返却メダル通路132及び払出しメダル通路134は、途中で合流して1つの通路となる。

【1008】

また、図84及び図85に示すように、通路形成部材130の上部には、上部メダル受入口131が設けられている。この上部メダル受入口131は、ブロック45によって投入不許可とされたメダルを受け入れるための開口部であって、返却メダル通路132の上流側の端部となる開口部であり、フロントドア12を閉じた状態でメダルセレクトのブロック45の下方に位置するように形成されている。

そして、ブロック45によって投入不許可とされたメダルは、上部メダル受入口131を通過した後、返却メダル通路132によって案内され、メダル払出し口16を通過して、メダル受け皿に貯留される。

【1009】

また、図84及び図85に示すように、通路形成部材130の中央より下側であって、正面から見て左寄り（背面から見て右寄り）の位置には、下部メダル受入口133が設けられている。この下部メダル受入口133は、メダル払出し装置15の排出部103から射出されたメダルを受け入れるための開口部であって、払出しメダル通路134の上流側の端部となる開口部であり、フロントドア12を閉じた状態でメダル払出し装置15の排出部103の前方に位置するように形成されている。

そして、メダル払出し装置15の排出部103から射出されたメダルは、下部メダル受入口133を通過した後、払出しメダル通路134によって案内され、メダル払出し口16を通過して、メダル受け皿に貯留される。

【1010】

また、図86及び図87に示すように、下部メダル受入口133は、通路形成部材130の背面側に形成されており、通路形成部材130の前面側には、フロントドア12の裏面を構成する板材が配置されている。このように、下部メダル受入口133からフロントドア12の裏面までには、通路形成部材130の奥行に相当する分の距離がある。

ここで、メダル払出し装置15の排出部103から射出されたメダルMは、下部メダル受入口133を通過して払出しメダル通路134を通り、フロントドア12の裏面における下部メダル受入口133に対向する位置に当たって跳ね返る。このとき、下部メダル受入口133からフロントドア12の裏面までの距離が近いと、フロントドア12の裏面に当たって跳ね返ったメダルMと、このメダルMの次にメダル払出し装置15の排出部103から射出されたメダルMとが衝突してしまう可能性を有する。

【1011】

そこで、第17実施形態では、図87に示すように、下部メダル受入口133からフロントドア12の裏面までの距離を「L1」とし、メダルMの直径を「D」としたときに、「 $L1 \geq 2D$ 」を満たすように設定している。

10

20

30

40

50

すなわち、下部メダル受入口１３３からフロントドア１２の裏面までの距離「Ｌ１」を、メダルＭの直径「Ｄ」の２倍以上に設定している。

これにより、フロントドア１２の裏面に当たって跳ね返ったメダルＭと、このメダルＭの次にメダル払出し装置１５の排出部１０３から射出されたメダルＭとが衝突しにくくなるようにしている。

【１０１２】

すなわち、メダル払出し装置１５の排出部１０３から射出されたメダルＭは、重力によって下方に落下しながら、フロントドア１２の裏面方向（図８７中の右方向）に向かう。このため、メダル払出し装置１５の排出部１０３から射出されたメダルＭは、射出された位置より低い位置で、フロントドア１２の裏面に当たる。さらに、フロントドア１２の裏面に当たって跳ね返ったメダルＭは、重力によって下方に落下しながら、下部メダル受入口１３３方向（図８７中の左方向）に向かう。

そして、下部メダル受入口１３３からフロントドア１２の裏面までの距離「Ｌ１」を、メダルＭの直径「Ｄ」の２倍以上に設定しておけば、メダル払出し装置１５の排出部１０３から射出されてフロントドア１２の裏面方向に向かうメダルＭと、フロントドア１２の裏面に当たって跳ね返って下部メダル受入口１３３方向に向かうメダルＭとの高低差を十分に確保することができ、両メダルＭが衝突しにくくなるようにすることができる。

【１０１３】

また、メダル払出し装置１５の排出部１０３から短い間隔で次々をメダルＭを射出すると、たとえ下部メダル受入口１３３からフロントドア１２の裏面までの距離「Ｌ１」を、メダルＭの直径「Ｄ」の２倍以上に設定していても、メダル払出し装置１５の排出部１０３から射出されたメダルＭと、フロントドア１２の裏面に当たって跳ね返ったメダルＭとが衝突してしまう可能性を有する。

【１０１４】

そこで、第１７実施形態では、メダル払出し装置１５の排出部１０３から射出したメダルＭがフロントドア１２の裏面に当たって跳ね返った後に、次のメダルＭをメダル払出し装置１５の排出部１０３から射出するように設定している。

すなわち、メダル払出し装置１５の排出部１０３からメダルＭを射出する間隔と、メダル払出し装置１５の排出部１０３からのメダルＭの射出速度と、下部メダル受入口１３３からフロントドア１２の裏面までの距離とについて、上記の関係を満たすように設定している。

【１０１５】

このように、メダル払出し装置１５の排出部１０３から射出したメダルＭが、射出した位置より低い位置でフロントドア１２の裏面に当たって跳ね返り、さらに低い位置に落下した後に、次のメダルＭをメダル払出し装置１５の排出部１０３から射出すれば、両メダルの距離と高低差とを十分に確保することができ、両メダルＭが衝突しにくくなるようにすることができる。

ここで、フロントドア１２の裏面に当たって跳ね返ったメダルＭと、このメダルＭの次にメダル払出し装置１５の排出部１０３から射出されたメダルＭとが衝突すると、下部メダル受入口１３３の付近や払出しメダル通路１３４内においてメダルＭが詰まってしまう可能性を有する。

【１０１６】

そこで、本実施形態では、上述したように、両メダルＭが衝突しにくくなるように設定することにより、下部メダル受入口１３３の付近や払出しメダル通路１３４内においてメダルＭが詰まらないようにしている。

なお、本実施形態では、フロントドア１２の裏面に当たって跳ね返ったメダルＭと、このメダルＭの次にメダル払出し装置１５の排出部１０３から射出されたメダルＭとが衝突しにくくなるように設定しているが、排出部１０３から多数のメダルＭが連続して射出される場合において、前後のメダルＭがすべて衝突しないという意味ではなく、少なくとも１枚目のメダルＭと２枚目のメダルＭとが衝突しなければ足りるものである。小役の入賞時

10

20

30

40

50

には、2枚の払出しとなるのが最も多いため、1枚目のメダルMと2枚目のメダルMとが衝突しにくくなるように設定すれば、下部メダル受入口133の付近や払出しメダル通路134内においてメダルMが詰まらないようにすることができるためである。

【1017】

またここで、第6実施形態で説明したように、ホッパーディスク101には、ホッパー内に貯留されているメダルMを保持可能な保持部102が、ホッパーディスク101の外周に沿って複数設けられている。

そして、下記の(a)及び(b)の条件を満たすか、又は(a)及び(c)の条件を満たすと、メダル払出し装置15の排出部103から2枚以上のメダルMが連続して射出されることとなる。

(a) ホッパーディスク101における隣り合う2つの保持部102にそれぞれメダルMが保持されていること。

(b) クレジット数の上限値に到達するまでの残り枚数を「N」とし、入賞によるメダルMの払出し枚数を「M」としたときに、「 $(M - N) \geq 2$ 」を満たすこと。

(c) クレジット数が「2」以上のときに、精算スイッチ43が操作されたこと。

【1018】

たとえば、第6実施形態の図17(b)において、「B」の文字の位置にある保持部102と、「C」の文字の位置にある保持部102とに、それぞれメダルMが保持されているときは、「D」の文字の位置にある保持部102にメダルMが保持されていなくても、上記(a)の条件を満たすことになる。

また、たとえば、第6実施形態の図17(b)において、「B」の文字の位置にある保持部102にはメダルMが保持されていないが、「C」の文字の位置にある保持部102と、「D」の文字の位置にある保持部102とに、それぞれメダルMが保持されているときは、上記(a)の条件を満たすことになる。

【1019】

さらにまた、第6実施形態の図17(b)において、「B」の文字の位置にある保持部102と、「C」の文字の位置にある保持部102と、「D」の文字の位置にある保持部102とに、それぞれメダルMが保持されているときは、上記(a)の条件を満たすことになる。

もちろん、ホッパーディスク101における全ての保持部102にそれぞれメダルMが保持されているときも、上記(a)の条件を満たすことになる。

【1020】

また、たとえば、クレジット数の上限値が「50」であり、クレジット数が「47」のときは、クレジット数の上限値に到達するまでの残り枚数は「3」であり、このとき、払出し枚数が「5」以上の小役が入賞すると、上記(b)の条件を満たすことになる。

さらにまた、たとえば、クレジット数が上限値の「50」に既に到達しているときは、クレジット数の上限値に到達するまでの残り枚数は「0」であり、このとき、払出し枚数が「2」以上の小役が入賞すると、上記(b)の条件を満たすことになる。

【1021】

以上より、たとえば、第6実施形態の図17(b)において、少なくとも、「B」の文字の位置にある保持部102と、「C」の文字の位置にある保持部102とに、それぞれメダルMが保持されている状況下で、上記(b)又は(c)の条件を満たすと、メダル払出し装置15の排出部103から2枚以上のメダルMが連続して射出されることとなる。

また、たとえば、第6実施形態の図17(b)において、「B」の文字の位置にある保持部102にはメダルMが保持されていないが、少なくとも、「C」の文字の位置にある保持部102と、「D」の文字の位置にある保持部102とに、それぞれメダルMが保持されている状況下で、上記(b)又は(c)の条件を満たしたときも、メダル払出し装置15の排出部103から2枚以上のメダルMが連続して射出されることとなる。

【1022】

また、メダル払出し装置15の排出部103から射出したメダルMが、フロントドア12

10

20

30

40

50

の裏面に当たって跳ね返り、下部メダル受入口 1 3 3 付近まで戻ってくる場合を有する。この戻ってきたメダル M が下部メダル受入口 1 3 3 を通過してしまうと、キャビネット 1 3 の内部に落ちてしまい、遊技者に払い出すことができなくなってしまう。そこで、第 1 7 実施形態では、図 8 7 に示すように、下部メダル受入口 1 3 3 の周縁部の高さを「L 2」とし、メダル M の厚さを「T」としたときに、「 $L 2 \geq T$ 」を満たすように設定している。

【1 0 2 3】

すなわち、下部メダル受入口 1 3 3 の周縁部の高さ「L 2」を、メダル M の厚さ「T」以上に設定している。

これにより、メダル払出し装置 1 5 の排出部 1 0 3 から射出したメダル M が、フロントドア 1 2 の裏面に当たって跳ね返り、下部メダル受入口 1 3 3 付近まで戻ってきても、この戻ってきたメダル M が、下部メダル受入口 1 3 3 の周縁部に当たるようにすることができ、下部メダル受入口 1 3 3 を通過しないようにすることができる。

【1 0 2 4】

また、メダル払出し装置 1 5 のホッパーディスク 1 0 1 が水平面に対して傾斜して配置されているため、メダル払出し装置 1 5 の排出部 1 0 3 からは、メダル M が水平面に対して傾斜した状態で射出される。このため、図 8 4 及び図 8 5 に示すように、下部メダル受入口 1 3 3 及び払出しメダル通路 1 3 4 ついても、射出されるメダル M の傾斜にあわせて傾斜している。

【1 0 2 5】

ここで、傾斜した状態で射出されたメダル M の表面及び裏面に対して垂直方向を高さ方向とする。そして、第 1 7 実施形態では、図 8 7 に示すように、払出しメダル通路 1 3 4 の高さを「L 2」とし、メダル M の直径を「D」としたときに、「 $L 2 < D$ 」を満たすように設定している。すなわち、払出しメダル通路 1 3 4 の高さ「L 2」を、メダル M の直径「D」未満に設定している。

【1 0 2 6】

これにより、フロントドア 1 2 の裏面に当たって跳ね返ったメダル M が払出しメダル通路 1 3 4 内で回転しても、払出しメダル通路 1 3 4 内ではメダル M の表面及び裏面が鉛直面と平行にならないようにすることができるので、メダル M が払出しメダル通路 1 3 4 を塞がないようにすることができる。

なお、本明細書に記載のすべての実施形態及び各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【1 0 2 7】

<第 1 8 実施形態>

第 1 8 実施形態は、外部信号の送信処理に関するものである。

第 1 8 実施形態では、外部信号 4 及び外部信号 5 としてオン／オフを示す信号を出力可能とする。

第 1 8 実施形態において、外部信号 4 は、設定キースイッチのオン信号（設定キースイッチ信号）、エラーを検出したことを示す信号、エラーの表示中であることを示す信号、又は電源スイッチ 1 1 がオンされたこと（電源の投入を検知したこと）を示す信号である。また、外部信号 5 は、スロットマシン 1 0 のフロントドア 1 2 が開放されたことを示す信号（ドアスイッチのオン信号）である。

【1 0 2 8】

図 8 8 は、第 1 8 実施形態において説明する RWM 5 3 の記憶領域の主要なものを示す図である。

アドレス「F 0 0 A (H)」の入力ポート 0 レベルデータは、入力ポート 0 のオン／オフを示すデータを記憶するための記憶領域である。入力ポート 0 の各ビットは、以下のよう構成されている。

D 0：設定スイッチの信号（オン時「1」、オフ時「0」）

D 1：リセットスイッチの信号（オン時「1」、オフ時「0」）

D 2 : 設定キースwitchの信号 (オン時「1」、オフ時「0」)
D 3 : ドアswitchの信号 (オン時「1」、オフ時「0」)
D 4 : 未使用
D 5 : 未使用
D 6 : 電源断検知信号
D 7 : 満杯検知信号

【1029】

ここで、D 6ビットの「電源断検知信号」とは、電源断が発生したとき (たとえば、図54 (第11実施形態) 中、ステップS 482で「Yes」と判断されたとき) に入力される信号である。

また、図1では図示していないが、スロットマシン10には、ホッパー35からあふれたメダルを収容するサブタンクを備える。さらに、このサブタンクが満杯となったときにメダルが接触することでオンになる満杯センサを備える。そして、満杯センサがオンになったときに、入力ポート0のD 7ビットに満杯検知信号が入力される。

また、図88では図示していないが、入力ポート0レベルデータの記憶領域に加えて、入力ポート0の各ビットがオフ (前回の割込み処理時) からオン (今回の割込み処理時) になったことを示すデータを記憶するための入力ポート立ち上がりデータの記憶領域や、入力ポート0の各ビットがオン (前回の割込み処理時) からオフ (今回の割込み処理時) になったことを示すデータを記憶するための入力ポート立ち下がりデータの記憶領域を設けることも可能である。

【1030】

さらに、図1に示す入力ポート51は、入力ポート0に限らず、たとえば、

(1) ベットswitch 40 (40a及び40b)、スタートswitch 41、ストップswitch 42、精算switch 43等の操作switch信号が入力される入力ポート1、

(2) 通路センサ46、投入センサ44、払出しセンサ37、リールセンサ33等の信号が入力される入力ポート2

等を備える。

そして、個々の入力ポートに対応する入力ポートレベルデータの記憶領域が設けられている。さらに、上述したように、個々の入力ポートごとに、入力ポート立ち上がりデータや入力ポート立ち下がりデータの記憶領域を設けることも可能である。

さらに、入力ポートレベルデータの記憶領域だけを設けた場合 (入力ポート立ち上がりデータ、及び入力ポート立ち下がりデータの記憶領域を設けない場合) には、今回の割込み処理での入力ポートレベルデータの記憶領域だけでなく、前回の割込み処理での入力ポートレベルデータの記憶領域を設けてもよい。

【1031】

アドレス「F 013 (H)」の電源断復帰時外部信号4出力時間は、電断復帰時に外部信号4を出力する時間をカウントするタイマ値の記憶領域である。本実施形態では、図1中、電源switch 11がオンにされ、メイン制御基板50が電源断からの復帰を検知すると、アドレス「F 013 (H)」に初期値として「136 (D)」がセットされ、一割込みごとに「1」ずつ減算される。そして、この値が「0」になるまで、外部信号4をオンにする (外部信号4としてオンを示す信号を出力可能) と判断する。

また、第18実施形態では、他の実施形態と同様に、割込み周期は、「2.235ms」である。したがって、「136」割込みは、「303.96ms」に相当する。これにより、電源断からの復帰時には、約「300」ms間、外部信号4をオンにする (外部信号4としてオンを示す信号を出力可能とする)。

【1032】

アドレス「F 014 (H)」の外部信号4管理時間は、外部信号4の出力時間を管理するためのタイマ値の記憶領域である。本実施形態では、外部信号4の出力を開始するとき (上述の電源断からの復帰時を除く) に初期値「24 (D)」がセットされ、一割込みごとに「1」ずつ減算される。そして、この値が「0」になるまで、外部信号4をオンにする

10

20

30

40

50

（外部信号 4 としてオンを示す信号を出力可能）と判断する。

また、「24」割込みは、「53.64ms」に相当する。これにより、少なくとも「50」ms 以上、外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）。

【1033】

アドレス「F015（H）」の外部信号 5 管理時間は、外部信号 5 の出力時間を管理するためのタイマ値の記憶領域である。本実施形態では、外部信号 5 の出力を開始するときに初期値「24（D）」がセットされ、一割込みごとに「1」ずつ減算される。そして、この値が「0」になるまで、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能）と判断する。

10

上記と同様に、「24」割込みは、「53.64ms」に相当する。これにより、少なくとも「50」ms 以上、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）。

【1034】

また、本実施形態の電源断復帰時外部信号 4 出力時間、外部信号 4 管理時間、外部信号 5 管理時間は、いずれも、「255（D）」以下を計測するため、1 バイトタイマである。そして、これらのタイマ値は、図 53 の割込み処理中、ステップ S455 におけるタイマ計測で減算される。

ここで、第 18 実施形態では、アドレス「F013（H）」～「F015（H）」に上記 3 つのタイマが配置されている。このため、タイマ計測では、最初のステップにおいて、計測開始タイマアドレスとして「F013（H）」をセットする。また、1 バイトタイマ数として「3」をセットする。これにより、タイマ計測処理により、アドレス「F013（H）」～「F015（H）」を含むすべてのタイマが「1」減算される。

20

また、タイマ値が「0」であるときに減算処理が実行されたとき、換言すれば「00（H）」から「0」を減算したときは、「00（H）」となるようにする。

【1035】

アドレス「F051（H）」のエラー番号は、エラーが検出されたときに、検出されたエラーに対応する番号を記憶するための記憶領域である。図 88 に示すように、エラーを検出していないときは、アドレス「F051（H）」の値は、「0（D）」である。そして、たとえば「E5」エラーが検出されると、アドレス「F051（H）」には、検出したエラーに対応する値「105（D）」が記憶される。

30

図 88 では、エラー番号として、「E0」～「E7」を例示している。

ここで、上述した第 11 実施形態では、復帰不可能エラーとして、「E1」、「E5」、「E6」、「E7」エラーを例示した。これに対し、第 18 実施形態（図 88）の「E0」～「E7」エラーは、いずれも、復帰可能エラーに相当する。

【1036】

これらの復帰可能エラーが発生したときは、原則として、遊技の進行を停止する。また、少なくとも 1 つのリール 31 の回転中であっても少なくとも一部のエラー（第 18 実施形態の例では、「E7」、「E6」、「E5」エラー）についてはエラーの検出を実行する。少なくとも 1 つのリール 31 の回転中にエラーを検出したときは、全リール 31 が停止するまでは遊技の進行を継続し、全リール 31 が停止したときは、払出し処理を実行する前にエラー状態（エラー表示）に移行し、遊技の進行を停止する。そして、ホール店員によりエラーが除去されたときは、遊技の進行を再開する。もちろん、リール 31 の回転中に、「E7」、「E6」、「E5」のいずれかのエラーが発生した場合に、遊技の進行を停止する（ストップスイッチ 42 の操作による停止制御が行われない）ように構成することも可能である。

40

【1037】

図 88 において、「E0」エラーは、投入センサ 44 によりメダルが滞留したと判断された場合のエラーである。

「E1」エラーは、メダルが投入センサ 44 a 及び 44 b の順序通りに通過しなかったと

50

判断した場合のエラーである。

「E 2」エラーは、サブタンクが満杯と判断した場合のエラーである。

「E 3」エラーは、ホッパー 3 5 内のメダルが空であると判断した場合のエラーである。

「E 4」エラーは、メダルの払出し信号を出力している状況下において、払出しセンサ 3 7 によりメダルが滞留した（詰まった）と判断した場合のエラーである。

「E 5」エラーは、メダルの払出し信号を出力していない状況下で、払出しセンサ 3 7 がオンになった場合のエラーである。

「E 6」エラーは、ブロック 4 5 がメダル流路を形成していない状況下で投入センサ 4 4 b がメダルを検出した場合のエラーである。

「E 7」エラーは、セレクトア通路内にメダルが滞留したと判断した場合のエラーである。

【1038】

以上のいずれかのエラーが検出されたときは、アドレス「F 0 5 1 (H)」に、検出したエラーに対応する番号が記憶される。アドレス「F 0 5 1 (H)」にエラー番号が記憶されると、記憶されたエラー番号に対応するエラー表示を行うことが可能となる。たとえば、アドレス「F 0 5 1 (H)」に記憶された番号に対応するセグメントデータを獲得数表示 L E D 7 8 に出力し、エラー番号を表示することが挙げられる。具体的には、アドレス「F 0 5 1 (H)」にエラー場号「1 0 1 (D)」が記憶されているときは、割込み処理での L E D 表示制御（たとえば第 1 1 実施形態の図 5 5）において、デジット 3 の点灯タイミングでは、デジット 3 の点灯データ、及び「E」と点灯表示するためのセグメントデータを出力する。また、デジット 4 の点灯タイミングでは、デジット 4 の点灯データ、及び「1」と点灯表示するためのセグメントデータを出力する。

【1039】

また、アドレス「F 0 5 1 (H)」にいずれかのエラー番号が記憶されたとき（「0」でないとき）は、外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）。

ホール店員は、発生したエラーを除去すると、リセットスイッチをオンにする。リセットスイッチがオンされたことを検出すると、発生したエラーが除去されたか否かが判断される。発生したエラーが除去されていないと判断したときは、現状（エラー表示）を維持する。これに対し、発生したエラーが除去された（エラーが発生していない）と判断したときは、アドレス「F 0 5 1 (H)」に記憶されたエラー番号をクリアする。アドレス「F 0 5 1 (H)」のエラー番号がクリアされたときは、エラー表示（デジット 3 及び 4 によるエラー番号の表示）を終了する。

なお、以上は、上述した他の実施形態に基づいて、獲得数表示 L E D 7 8 にエラー番号を表示する例であるが、これに限らず、クレジット数表示 L E D 7 6 に表示してもよく、あるいは、エラー表示専用の L E D を設け、その L E D に表示してもよい。

【1040】

アドレス「F 2 9 4 (H)」のエラー検出フラグは、エラーを検出したときに、すぐにエラー状態に移行することができない場合を考慮して、エラーを検出したことを記憶しておくための記憶領域である。図 8 8 の例では、アドレス「F 2 9 4 (H)」の記憶領域における D 0 ~ D 2 ビットを、それぞれ、「E 7」、「E 6」、「E 5」エラーの各検出フラグとしている。「E 7」、「E 6」、「E 5」エラーは、いずれも、少なくとも 1 つのルール 3 1 が回転している状況下においても検出される可能性のあるエラーである。

【1041】

ここで、たとえばルール 3 1 が回転している状況下であっても、割込み処理により、「E 5」、「E 6」、又は「E 7」エラーが発生したか否かの判断を行う。そして、ルール 3 1 が回転している状況下でこれらのエラーの発生を検出したときは、エラー検出フラグのエラーに対応するビットを「1」にする。エラー検出フラグが「1」であるときは、外部信号 4 を出力する。

ただし、ルール 3 1 が回転している状況下においてこれらのエラーを検出したときであっても、その時点ですぐにエラー状態（エラー表示）には移行せず、全ルール 3 1 が停止し

10

20

30

40

50

た後であって払出し処理が実行される前にエラー状態に移行する。

【1042】

全リール31が停止したときに、エラー検出フラグのいずれかのビットが「1」になっているときは、アドレス「F051(H)」に、対応するエラー番号を記憶する。アドレス「F051(H)」にエラー番号が記憶されると、記憶されたエラー番号が表示される。なお、アドレス「F294(H)」にエラー検出フラグを記憶した後、エラー番号をアドレス「F051(H)」に記憶したときは、アドレス「F291(H)」のエラー検出フラグをいつクリアするかは、任意である。たとえば第1に、エラーが除去されるまで、エラー検出フラグをクリアしないことが挙げられる。この場合には、エラー検出フラグが記憶された後、かつ全リール31の停止後は、エラー検出フラグ又はエラー番号のいずれかに基づいて外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。そして、エラーが除去されたと判断したときは、エラー検出フラグ及びエラー番号の双方をクリアする。エラー検出フラグ及びエラー番号がクリアされると、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。ただし、エラー検出フラグ及びエラー番号の双方がクリアされている状況下であっても、たとえば、設定キースイッチがオンとなっている場合には、外部信号4をオフにしない（外部信号4としてオフを示す信号を出力しない）。

10

【1043】

また第2に、アドレス「F294(H)」にエラー検出フラグを記憶した後、エラー番号をアドレス「F051(H)」に記憶したときは、アドレス「F291(H)」のエラー検出フラグをクリアすることが挙げられる。この場合には、エラー検出フラグが記憶された後、エラー番号が記憶されるまでは、エラー検出フラグに基づいて外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。また、エラー番号が記憶され、エラー検出フラグがクリアされたときは、エラー番号に基づいて外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。その後、エラーが除去されたと判断したときは、エラー番号がクリアされる。これにより、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。ただし、エラー検出フラグ及びエラー番号の双方がクリアされている状況下であっても、たとえば、設定キースイッチがオンとなっている場合には、外部信号4をオフにしない（外部信号4としてオフを示す信号を出力しない）。

20

30

【1044】

なお、リール31の回転中等にエラーを検出したときは、すぐにエラー状態（エラー表示）に移行できない（全リール31の停止後でないとエラー状態に移行できない）が、エラーを検出したときはすぐに外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）必要があるために、エラー検出フラグを設けた。

したがって、リール31が停止しているとき等、すぐにエラー状態に移行可能な状況下で「E5」、「E6」、「E7」エラーが発生したときは、エラー検出フラグに「1」を記憶するか否かは任意である。処理の簡素化のために、エラー状態に移行可能な状況下で「E5」、「E6」、又は「E7」エラーが発生したときであっても、エラー検出フラグに「1」を記憶してもよい。あるいは、「E5」、「E6」、又は「E7」エラーが発生した場合において、すぐにエラー状態に移行できない状況下（たとえば少なくとも1つのリール31の回転中）のときはエラー検出フラグに「1」を記憶し、すぐにエラー状態に移行可能な状況下（たとえば遊技待機中）であるときは、エラー番号を記憶するがエラー検出フラグには「1」を記憶しないようにしてもよい。

40

【1045】

以上のRWM53の記憶領域において、アドレス「F00A(H)」、「F013(H)」～「F015(H)」及び「F051(H)」の記憶領域は、使用領域内の記憶領域である。これに対し、アドレス「F294(H)」の記憶領域は、使用領域外の記憶領域である。また、エラーを検出するためのプログラムは、ROM54の使用領域外の制御領域に記憶されている。

50

【1046】

図89及び図90は、外部信号4及び外部信号5の出力タイミングを示すタイムチャートであり、図89は例1を示し、図90は例2を示す。

図89の例1において、(a)は、設定キースwitchのオン／オフと外部信号4の出力との関係を示している。設定キースwitchのオンを検知したときは、すぐに外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。設定キースwitchのオンを検知してから外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）までの時間 t_1 の最小値は、「0」msである。したがって、設定キースwitchのオンを検知したときは直ちに外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。

また、設定キースwitchがオンであるか否かは、割込み処理において検出される。たとえば図53（第11実施形態）に示す割込み処理中、ステップS457の入力ポート読込処理において、入力ポート0のレベルデータが読み込まれ、設定キースwitchのレベルデータが「1」であるときは、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。

【1047】

また、設定キースwitchが一旦オンになったときは、「50」ms以上、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）（図中、 t_3 ）。したがって、設定キースwitchがオンにされた後、すぐに（たとえば「10」ms経過後に）オフにされたとしても、少なくとも「50」msを経過するまでは、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。

そして、設定キースwitchがオフになったときは、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）ときから「50」ms以上経過していることを条件に、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）ときから「50」ms以上経過していれば、設定キースwitchのオフを検出した時点で外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）（図中、 t_2 ）。

【1048】

よって、設定キースwitchのオンを検出し、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」msを経過する前に設定キースwitchのオフを検出したときは、外部信号4の出力時間として最小「50」msが経過した後、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

一方、設定キースwitchのオンを検出し、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」ms以上経過してから設定キースwitchのオフを検出したときは、すぐに外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）。

【1049】

(b)は、エラーの検出／非検出と、外部信号4の出力との関係を示している。ここでの「エラーの検出」とは、アドレス「F294(H)」のエラー検出フラグ中、いずれかのビットが「1」であることに相当し、「エラーの非検出」とは、当該エラー検出フラグが「0」であることに相当する。

エラー検出フラグに「1」が記憶されると、すぐに外部信号4をオンにすることが可能である（外部信号4としてオンを示す信号を出力可能である）。エラー検出フラグに「1」が記憶された後、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）までの時間 t_1 の最小値は「0」msである。

また、エラー検出フラグに一旦「1」が記憶されたときは、少なくとも「50」ms間、外部信号をオンにする（外部信号4としてオンを示す信号を出力可能とする）（時間 t_3 ）。また、エラー検出フラグがクリアされたときは、外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）（時間 t_2 ）。なお、エラ

10

20

30

40

50

一検出フラグがクリアされるのは、上述したように、エラーが除去された場合と、エラーは除去されていないがエラー番号が記憶された場合とが挙げられる。

【1050】

よって、エラー検出フラグが「1」になったことを検出し、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」msを経過する前にエラー検出フラグが「0」になったことを検出したときは、外部信号4の出力時間として少なくとも「50」msが経過した後、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

一方、エラー検出フラグが「1」になったことを検出し、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」ms以上経過してからエラー検出フラグが「0」になったことを検出したときは、すぐに外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）。

10

【1051】

（c）は、エラーの表示／非表示と、外部信号4の出力との関係を示している。ここでの「エラーの表示」とは、アドレス「F051（H）」のエラー番号に「0」以外の値（図88の例では、「100（D）」～「107（D）」のいずれか）が記憶されていることに相当し、「エラーの非表示」とは、当該エラー番号の値が「0」であることに相当する。なお、エラーの表示／非表示を示すフラグを記憶するための記憶領域を備えていてもよいが、本実施形態のように、エラー番号を表示するための記憶領域に記憶されているデータに基づいて、エラーの表示／非表示を判断することによって、使用する記憶領域を少なくすることが可能となる。

20

【1052】

エラー番号に「0」以外の値が記憶されたときは、すぐに外部信号4をオンにすることが可能である（外部信号4としてオンを示す信号を出力可能である）。エラー番号「0」以外の値が記憶された後、外部信号4を出力するまでの時間 t_1 の最小値は「0」msである。

また、エラー番号に一旦「0」以外の値が記憶されたときは、少なくとも「50」ms間、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）（時間 t_3 ）。また、エラー番号に「0」以外の値が記憶されてから、少なくとも「50」ms以上、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、エラー番号がクリアされたときは、すぐに外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）（時間 t_2 ）。

30

【1053】

よって、エラー番号が記憶され、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」msを経過する前にエラー番号がクリアされたときは、外部信号4の出力時間として少なくとも「50」msが経過した後、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

一方、エラー番号が記憶され、外部信号4をオンにした（外部信号4としてオンを示す信号を出力可能とした）後、「50」ms以上経過してからエラー番号がクリアされたときは、すぐに外部信号4をオフにすることが可能である（外部信号4としてオフを示す信号を出力可能である）。

40

【1054】

（d）は、電源のオン／オフと、外部信号4の出力との関係を示している。ここで、電源がオンされたか否か（図1中、電源スイッチ11がオンされたか否か）は、種々の検出方法が挙げられるが、この例において「電源のオン」とは、アドレス「F013（H）」に電源断復帰時外部信号4出力時間の初期値「136（D）」が記憶された時に相当するものとする。

電源のオンを検出したとき（電源断復帰時外部信号4出力時間に初期値が記憶されたとき）は、すぐに外部信号4をオンにすることが可能である（外部信号4としてオンを示す信号を出力可能である）。電源断復帰時外部信号4出力時間に初期値が記憶された後、外部

50

信号 4 を出力するまでの時間 t_1 の最小値は「0」ms である。

また、電源断復帰時外部信号 4 出力時間に初期値が記憶されたときは、「300」ms 間、外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）（時間 t_3 ）。ここでの「300」ms とは、割込み回数「136」に相当する。また、電源断復帰時外部信号 4 出力時間が「0」になったときは、すぐに外部信号 4 をオフにすることが可能である（外部信号 4 としてオフを示す信号を出力可能である）（時間 t_2 ）。

【1055】

よって、電源断復帰時外部信号 4 出力時間に初期値が記憶され、外部信号 4 をオンにした（外部信号 4 としてオンを示す信号を出力可能とした）後、電源スイッチ 11 がオフにされたことを検知したとき（入力ポート 0 レベルデータの D7 ビットが「1」になったとき）は、外部信号 4 の出力時間として「300」ms が経過した後、外部信号 4 をオフにする（外部信号 4 としてオフを示す信号を出力可能とする）。

一方、電源断復帰時外部信号 4 出力時間に初期値が記憶され、外部信号 4 をオンにした（外部信号 4 としてオンを示す信号を出力可能とした）後、外部信号 4 の出力時間が「300」ms を経過したときは、電源スイッチ 11 がオンの状態を維持している場合であっても、外部信号 4 をオフにする（外部信号 4 としてオフを示す信号を出力可能とする）。

【1056】

（e）は、フロントドア 12 の開／閉と、外部信号 5 の出力との関係を示している。ここで、「フロントドア 12 が開放された」とは、ドアスイッチのオンを検出した時に相当する。特に第 18 実施形態では、入力ポート 0 レベルデータ（又は入力ポート 0 立ち上がりデータ）の D3 ビットが「1」になったときに相当する。

ドアスイッチのオンを検出したときは、すぐに外部信号 5 をオンにすることが可能である（外部信号 5 としてオンを示す信号を出力可能である）。ドアスイッチのオンを検出した後、外部信号 5 を出力するまでの時間 t_1 の最小値は「0」ms である。

また、ドアスイッチのオンを検出したときは、少なくとも「50」ms 間、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）（時間 t_3 ）。これにより、フロントドア 12 が開放された後、すぐにフロントドア 12 が閉じられた場合であっても、少なくとも「50」ms 間は、外部信号 5 がオンになる（外部信号 5 としてオンを示す信号が出力可能となる）。

【1057】

よって、ドアスイッチのオンを検出し、外部信号 5 をオンにした（外部信号 5 としてオンを示す信号を出力可能とした）後、「50」ms を経過する前にドアスイッチのオフを検出したときは、外部信号 5 の出力時間として少なくとも「50」ms が経過した後、外部信号 5 をオフにする（外部信号 5 としてオフを示す信号を出力可能とする）。

一方、ドアスイッチのオンを検出し、外部信号 5 をオンにした（外部信号 5 としてオンを示す信号を出力可能とした）後、「50」ms 以上経過してからドアスイッチのオフを検出したときは、すぐに外部信号 5 をオフにすることが可能である（外部信号 5 としてオフを示す信号を出力可能である）。

【1058】

外部信号 4 や外部信号 5 の出力先は、ホールコンピュータ等であるが、「50」ms 以上、外部信号 4 又は 5 をオンにする（外部信号 4 又は 5 としてオンを示す信号を出力可能とする）ことにより、ホールコンピュータ（データランプ）等が外部信号 4 及び 5 を確実に受信することができる。したがって、設定キースwitchを一瞬（たとえば「5」～「10」ms 程度）オンにするような不正行為が行われたり、フロントドア 12 を一瞬開放することを含む不正行為が行われても、ホールコンピュータ等で外部信号 4 又は 5 を受信することができる。

【1059】

図 90 に示す例 2 は、図 89 に示す例 1 の変形例である。

図 90 において、

（a）に示す設定キースwitchのオンを検知したときから外部信号 4 をオンにする（外部

10

20

30

40

50

信号 4 としてオンを示す信号を出力可能とする) までの時間 t_1 、

(b) に示すエラー検出フラグが「1」になったときから外部信号 4 をオンにする (外部信号 4 としてオンを示す信号を出力可能とする) までの時間 t_1 、

(c) に示すエラー番号が記憶されたときから外部信号 4 をオンにする (外部信号 4 としてオンを示す信号を出力可能とする) までの時間 t_1 、

(e) に示すドアスイッチのオンを検出したときから外部信号 5 をオンにする (外部信号 5 としてオンを示す信号を出力可能とする) までの時間 t_1

は、いずれも、「0」ms に設定されている。

【1060】

なお、図 90 では、時間 t_1 の間隔が「0」を超えるように図示しているが、実際には、たとえば (a) 中、設定キースwitch がオフからオンになるタイミングと、外部信号 4 の出力がオフからオンになるタイミングは、ほぼ一致 (設定キースwitch がオフからオンになるタイミングから、外部信号 4 の出力がオフからオンになるタイミングは、「2」割み以内に) している。

また、図中 (a) ~ (c) における外部信号 4、及び図中 (e) に示す外部信号 5 をオンにする (外部信号 4、5 としてオンを示す信号を出力可能とする) 時間 t_3 は、最小 50 ms である。この点は、図 89 の例と同様である。

さらにまた、図中 (d) における外部信号 4 をオンにする (外部信号 4 としてオンを示す信号を出力可能とする) 時間 t_3 は、図 89 の例と同様に、「300」ms である。

【1061】

さらにまた、

(a) に示す設定キースwitch のオフを検知したときから外部信号 4 をオフにする (外部信号 4 としてオフを示す信号を出力可能とする) までの時間 t_2 、

(b) に示すエラー検出フラグがクリアされたときから外部信号 4 をオフにする (外部信号 4 としてオフを示す信号を出力可能とする) までの時間 t_2 、

(c) に示すエラー番号がクリアされたときから外部信号 4 をオフにする (外部信号 4 としてオフを示す信号を出力可能とする) までの時間 t_2 、

(d) に示す電源断復帰時外部信号 4 出力時間が「0」になったときから外部信号 4 をオフにする (外部信号 4 としてオフを示す信号を出力可能とする) までの時間 t_2 、

(e) に示すドアスイッチのオフを検知したときから外部信号 5 をオフにする (外部信号 5 としてオフを示す信号を出力可能とする) までの時間 t_2

は、いずれも、「50」ms となっている。

【1062】

このようにするには、たとえば、設定キースwitch のオフを検知したとき、エラー検出フラグがクリアされたとき、又はエラー番号がクリアされたときに、外部信号 4 の出力時間を管理するためのタイマ値「24(D)」をセットし、割込み処理ごとに当該タイマ値を「1」減算し、当該タイマ値が「0」になったときは外部信号 4 をオフにする (外部信号 4 としてオフを示す信号を出力可能とする) ことが挙げられる。

同様に、ドアスイッチのオフを検知したときに、外部信号 5 の出力時間を管理するためのタイマ値「24(D)」をセットし、割込み処理ごとに当該タイマ値を「1」減算し、当該タイマ値が「0」になったときは外部信号 5 をオフにする (外部信号 5 としてオフを示す信号を出力可能とする) ことが挙げられる。

【1063】

続いて、外部信号 4 及び外部信号 5 の出力を、フローチャートに基づいて説明する。図 91 ~ 図 94 は、外部信号出力処理を示すフローチャートである。

図 91 及び図 92 は、外部信号出力処理の例 1 を示すフローチャートである。また図 92 は、図 91 に続くフローチャートである。さらにまた、図 93 は、外部信号出力処理の例 2 を示すフローチャートである。さらに、図 94 は、外部信号出力処理の例 3 を示すフローチャートである。

外部信号出力処理 (ステップ S3221) は、たとえば図 53 中、ステップ S455 (タ

10

20

30

40

50

イマ計測)とステップS 4 5 6 (L E D表示制御)との間に入る処理である。

【1 0 6 4】

まず、外部信号出力処理の例1について説明する。

図9 1において、ステップS 3 2 3 1では、設定キースイッチがオンであるか否かを判断する。この処理は、入力ポート0レベルデータのD 2ビットが「1」であるか否かを判断し、「1」であるときは設定キースイッチがオンであると判断する。設定キースイッチがオンであると判断したときはステップS 3 2 3 7に進み、オンでないと判断したときはステップS 3 2 3 2に進む。

【1 0 6 5】

ステップS 3 2 3 2では、エラーを検出したか否かを判断する。この処理は、エラー検出フラグのいずれかのビットが「1」であるか否かを判断する。エラー検出フラグのいずれかのビットが「1」であると判断したときはステップS 3 2 3 7に進み、いずれのビットも「1」でない(エラーを検出していない)と判断したときはステップS 3 2 3 3に進む。ステップS 3 2 3 3では、エラー表示中であるか否かを判断する。この処理は、エラー番号を読み込み、「0」であるか否かを判断する。「0」であるときはエラー表示中でないと判断してステップS 3 2 3 4に進み、「0」以外の値であるときはエラー表示中であると判断してステップS 3 2 3 7に進む。

【1 0 6 6】

ステップS 3 2 3 4では、電源がオンになったときから「3 0 0」msを経過したか否かを判断する。上述したように、電源断からの復帰が検知されると、アドレス「F 0 1 3 (H)」の電源断復帰時外部信号4出力時間に初期値「1 3 6 (D)」がセットされ、割込み処理ごとに「1」ずつ減算される。そして、ステップS 3 2 3 4では、電源断復帰時外部信号4出力時間が「0」であるか否かを判断し、「0」であるときは電源がオンになったときから「3 0 0」msを経過したと判断してステップS 3 2 3 5に進む。一方、電源断復帰時外部信号4出力時間が「0」でないときはステップS 3 2 4 1に進む。

【1 0 6 7】

ステップS 3 2 3 5では、外部信号4の出力時間が所定時間を経過したか否かを判断する。ここで、アドレス「F 0 1 4 (H)」の外部信号4管理時間は、後述するステップS 3 2 4 0において「2 4 (D)」がセットされる。そして、ステップS 3 2 3 5では、この外部信号4管理時間が「0」であるか否かを判断し、「0」であると判断したとき(外部信号4の出力時間を経過したと判断したとき)はステップS 3 2 3 6に進み、「0」でないと判断したときはステップS 3 2 4 1に進む。

ステップS 3 2 3 6では、外部信号4をオフにする(外部信号4としてオフを示す信号を出力可能とする)。そして(図9 2の)ステップS 3 2 4 2に進む。

【1 0 6 8】

これに対し、ステップS 3 2 3 1、S 3 2 3 2、又はS 3 2 3 3で「Y e s」と判断され、ステップS 3 2 3 7に進むと、今回の割込み処理で設定キースイッチがオフからオンになったか否かを判断する。今回の割込み処理で、入力ポート0レベルデータのD 2ビット(設定キースイッチ信号)がオンになったか否かは、たとえば第1に、入力ポート0立ち上がりデータを有する場合には、入力ポート0立ち上がりデータのD 2ビットが「1」であるか否かを判断する。また第2に、前回割込み処理時における入力ポート0レベルデータを保存しておき、前回の割込み処理で入力ポート0レベルデータのD 2ビットが「0」、かつ今回の割込み処理で入力ポート0レベルデータのD 2ビットが「1」であるときは、今回の割込み処理で設定キースイッチがオフからオンになったと判断する。設定キースイッチがオフからオンになったと判断したときはステップS 3 2 4 0に進み、オフからオンになっていないと判断したときはステップS 3 2 3 8に進む。

【1 0 6 9】

ステップS 3 2 3 8では、エラー検出フラグがオフからオンになったか否かを判断する。ここでは、たとえば前回の割込み処理でのエラー検出フラグを保存しておき、今回の割込み処理でのエラー検出フラグと対比演算をすることにより、今回の割込み処理でエラー検

10

20

30

40

50

出フラグがオフからオンになったか否かを判断する。そして、エラー検出フラグがオフからオンになったと判断したときはステップS 3 2 4 0に進み、オフからオンになっていないと判断したときはステップS 3 2 3 9に進む。

【1 0 7 0】

ステップS 3 2 3 9では、エラー番号が非表示（「0」）から表示（「0」以外）となったか否かを判断する。ここでは、たとえば前回の割込み処理でのエラー番号を保存しておき、今回の割込み処理でのエラー番号と対比演算をすることにより、今回の割込み処理でエラー番号が「0」から「0」以外になったか否かを判断する。そして、エラー番号が「0」から「0」以外になったと判断したときはステップS 3 2 4 0に進み、「0」のままであると判断されたときはステップS 3 2 4 1に進む。

10

【1 0 7 1】

ステップS 3 2 3 7、S 3 2 3 8、又はS 3 2 3 9からステップS 3 2 4 0に進むと、アドレス「F 0 1 4（H）」の外部信号4管理時間に、出力時間「5 0」msに相当する「2 4（D）」を初期値としてセットする。そしてステップS 3 2 4 1に進む。

ステップS 3 2 4 1では、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。そして（図9 2の）ステップS 3 2 4 2に進む。

ステップS 3 2 4 2では、ドアスイッチがオンであるか否かを判断する。この処理は、入力ポート0レベルデータのD 3ビットが「1」であるか否かを判断し、「1」であるときはドアスイッチがオンであると判断する。ドアスイッチがオンであると判断したときはステップS 3 2 4 5に進み、オンでないと判断したときはステップS 3 2 4 3に進む。

20

【1 0 7 2】

ステップS 3 2 4 3では、外部信号5の出力時間が経過したか否かを判断する。ここで、アドレス「F 0 1 5（H）」の外部信号5管理時間は、後述するステップS 3 2 4 6において「2 4（D）」がセットされる。そして、ステップS 3 2 4 3では、この外部信号5管理時間が「0」であるか否かを判断し、「0」であると判断したときはステップS 3 2 4 4に進み、「0」でないと判断したときはステップS 3 2 4 7に進む。

ステップS 3 2 4 4では、外部信号5をオフにする（外部信号5としてオフを示す信号を出力可能とする）。そして本フローチャートによる処理を終了する。

【1 0 7 3】

一方、ステップS 3 2 4 2においてドアスイッチがオンであると判断され、ステップS 3 2 4 5に進むと、今回の割込み処理においてドアスイッチがオフからオンになったか否かを判断する。今回の割込み処理で、入力ポート0レベルデータのD 3ビット（ドアスイッチ信号）がオンになったか否かは、たとえば第1に、入力ポート0立ち上がりデータを有する場合には、入力ポート0立ち上がりデータのD 3ビットが「1」であるか否かを判断する。また第2に、前回割込み処理時における入力ポート0レベルデータを保存しておき、前回の割込み処理で入力ポート0レベルデータのD 3ビットが「0」、かつ今回の割込み処理で入力ポート0レベルデータのD 3ビットが「1」であるときは、今回の割込み処理でドアスイッチがオフからオンになったと判断する。ドアスイッチがオフからオンになったと判断したときはステップS 3 2 4 6に進み、オフからオンになっていないと判断したときはステップS 3 2 4 7に進む。

30

【1 0 7 4】

ステップS 3 2 4 6では、アドレス「F 0 1 5（H）」の外部信号5管理時間に、出力時間「5 0」msに相当する「2 4（D）」を初期値としてセットする。そしてステップS 3 2 4 7に進む。

ステップS 3 2 4 7では、外部信号5をオフにする（外部信号5としてオフを示す信号を出力可能とする）。そして本フローチャートによる処理を終了する。

【1 0 7 5】

図9 3は、外部信号出力処理の例2を示すフローチャートである。

図9 2の例では、

- (1) ステップS 3 2 3 7に示すように、設定キースイッチがオフからオンになったとき、

40

50

(2) ステップ S 3 2 3 8 に示すように、エラー検出フラグがオフからオンになったとき、
(3) ステップ S 3 2 3 9 に示すように、エラー番号が新たに記憶されたとき
に、外部信号 4 の出力時間をセットした。

これに対し、図 9 3 の例では、今回の割込み処理において、設定キースイッチがオンであるか否か、エラー検出フラグがオンであるか否か、及びエラー番号が記憶されているか否かに基づいて、外部信号 4 の出力を制御する。

【1076】

図 9 3 では、図 9 1 及び図 9 2 と同一処理には同一ステップ番号を付している。図 9 3 の例では、図 9 1 及び図 9 2 と異なるステップは設けられていない。

図 9 3 の例では、

(1) ステップ S 3 2 3 1 において設定キースイッチがオンであると判断されたとき（アドレス「F 0 0 A (H)」の入力ポート 0 レベルデータの D 2 ビットが「1」であるとき）、

(2) ステップ S 3 2 3 4 において、電源オンから「300」ms を経過していない（アドレス「F 0 1 3 (H)」の電源断復帰時外部信号 4 出力時間が「0」でない）とき、

(3) ステップ S 3 2 3 3 において、エラー表示中であると判断されたとき（アドレス「F 0 5 1 (H)」に記憶されたエラー番号が「0」以外であるとき）、

(4) ステップ S 3 2 3 2 において、エラー検出中であるとき（アドレス「F 2 9 4 (H)」のエラー検出フラグのいずれかのビットが「1」であるとき）

は、それぞれステップ S 3 2 4 0 に進んで、アドレス「F 0 1 4 (H)」に、外部信号 4 の出力時間「50」ms に相当する割込み回数「24 (D)」を記憶する。

【1077】

したがって、前回の割込み処理において、たとえばステップ S 3 2 3 1 で設定キースイッチがオンであると判断され、ステップ S 3 2 4 0 でアドレス「F 0 1 4 (H)」の外部信号 4 管理時間に「24 (D)」がセットされた後、今回の割込み処理でもステップ S 3 2 3 1 で設定キースイッチがオンであると判断されると、ステップ S 3 2 4 0 に進んで外部信号 4 管理時間「24 (D)」が再セットされる。ステップ S 3 2 3 4 において電源オンから「300」ms を経過していないと判断されたとき、ステップ S 3 2 3 3 においてエラー表示中であると判断されたとき、及びステップ S 3 2 3 3 でエラー検出中であると判断されたときも同様である。そして、ステップ S 3 2 4 0 の後、ステップ S 3 2 4 1 に進む。

【1078】

ステップ S 3 2 3 2 でエラー検出中でないと判断されたときは、ステップ S 3 2 3 5 に進む。ステップ S 3 2 3 5 では、外部信号 4 の出力時間「50」ms を経過したか否かが判断される。ここでは、上述したように、アドレス「F 0 1 4 (H)」の外部信号 4 管理時間が「0」であるときは、外部信号 4 の出力時間「50」ms を経過したと判断する。そして、外部信号 4 の出力時間が経過していればステップ S 3 2 3 6 に進んで外部信号 4 をオフにし（外部信号 4 としてオフを示す信号を出力可能とし）、外部信号 4 の出力時間が経過していなければステップ S 3 2 4 1 に進んで外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）。

【1079】

次にステップ S 3 2 4 2 に進み、ドアスイッチがオンであるか否かが判断される。ドアスイッチがオンであると判断されたときはステップ S 3 2 4 6 に進み、オンでないと判断されたときはステップ S 3 2 4 3 に進む。

ステップ S 3 2 4 6 では、アドレス「F 0 1 5 (H)」の外部信号 5 管理時間に「24 (D)」がセットされる。この場合も上記と同様に、前回の割込み処理においてドアスイッチがオンであると判断され、ステップ S 3 2 4 6 で外部信号 5 管理時間として「24 (D)」がセットされた後、今回の割込み処理でもステップ S 3 2 4 2 でドアスイッチがオンであると判断されると、ステップ S 3 2 4 6 において外部信号 5 管理時間「24 (D)」が再セットされる。そしてステップ S 3 2 4 7 に進む。

【1080】

ステップS3243では、外部信号5の出力時間「50」msを経過したか否かが判断される。ここでは、上述したように、アドレス「F015(H)」の外部信号5管理時間が「0」であるときは、外部信号5の出力時間「50」msを経過したと判断する。そして、外部信号5の出力時間が経過したと判断されたときはステップS3244に進んで外部信号5をオフにし（外部信号5としてオフを示す信号を出力可能とし）、外部信号5の出力時間が経過していないと判断されたときはステップS3247に進んで外部信号5をオンにする（外部信号5としてオンを示す信号を出力可能とする）。そして、それぞれ本フローチャートによる処理を終了する。

【1081】

以上のように、図91の例1では、設定キースイッチがオフからオンになったか否か、エラー検出フラグがオフからオンになったか否か、及びエラー番号が「0」から「0」以外になったか否かの各判断において、「Yes」と判断された割込み処理で外部信号4管理時間がセットされ、その後は、外部信号4管理時間を割込み処理ごとに「1」減算し、「0」となったときは外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

これに対し、図93の例2では、設定キースイッチがオンであるとき、エラー検出フラグが「1」であるとき、及び「0」以外のエラー番号が記憶されているときは、外部信号4をオンにし続ける（外部信号4としてオンを示す信号を出力可能とする）。そして、設定キースイッチがオフであり、エラー検出フラグが「0」であり、かつエラー番号として「0」が記憶されているときは、外部信号4管理時間が「0」になったときに外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

【1082】

換言すると、設定キースイッチがオフであり、エラー検出フラグが「0」であり、かつエラー番号として「0」が記憶されてから、「50」msを経過するまで、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）ように構成されている。そのため、たとえば、一瞬だけ（たとえば「3」割込みだけ）、エラーを検出した場合や設定キースイッチのオンを検出した場合には、外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）条件を満たした場合であっても、最低「50」msは、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）ことができる。

【1083】

また、図93に示す外部信号出力処理（割込み処理）において、ステップS3240で外部信号4に係るにタイマ値「24(D)」がセットされた後、次の割込み処理が実行されると、当該タイマ値が「24(D)」から「23(D)」に減算される。その後、当該次の割込み処理の外部信号出力処理において、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）条件を満たすときは、ステップS3240に進んで、再度、タイマ値「24(D)」がセットされる。

【1084】

その後も、割込み処理ごとにタイマ値が減算されるが、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）条件を満たさなくなった場合には、ステップS3240の処理は経由しないので、最終的にはタイマ値は「0(D)」になる。タイマ値が「0(D)」になったときは、ステップS3235で「Yes」と判断されるので、ステップS3236に進んで外部信号4をオフにする（外部信号4としてオフを示す信号を出力可能とする）。

【1085】

このようにすることによって、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）条件を満たしたときから、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）。そして、外部信号4をオンにする（外部信号4としてオンを示す信号を出力可能とする）条件を満たしている間は、外部信号4をオンに

10

20

30

40

50

する（外部信号 4 としてオンを示す信号を出力可能とする）。次に、外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）条件を満たさなくなったときは、タイマ値は、割込み処理ごとに「0（D）」になるまで「1（D）」ずつ減算される。タイマ値が「0（D）」になるまでは、外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）。そして、タイマ値が「0（D）」になると、外部信号 4 をオフにする（外部信号 4 としてオフを示す信号を出力可能とする）。

【1086】

以上は、外部信号 5 についても同様である。

図 9 3 に示す外部信号出力処理（割込み処理）において、ステップ S 3 2 4 6 で外部信号 5 に係るタイマ値「24（D）」がセットされた後、次の割込み処理が実行されると、当該タイマ値が「24（D）」から「23（D）」に減算される。その後、当該次の割込み処理の外部信号出力処理において、ドアスイッチがオンであるとき（外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）条件を満たすとき）は、ステップ S 3 2 4 6 に進んで、再度、タイマ値「24（D）」がセットされる。

【1087】

その後も、割込み処理ごとにタイマ値が減算されるが、ドアスイッチがオフになった（外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）条件を満たさなくなった）場合には、ステップ S 3 2 4 6 の処理は経由しないので、最終的にはタイマ値は「0（D）」になる。タイマ値が「0（D）」になったときは、ステップ S 3 2 4 3 で「Yes」と判断されるので、ステップ S 3 2 4 4 に進んで外部信号 5 をオフにする（外部信号 5 としてオフを示す信号を出力可能とする）。

【1088】

このようにすることによって、ドアスイッチがオンになった（外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）条件を満たした）ときから、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）。そして、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）条件を満たしている間は、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）。次に、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）条件を満たさなくなったときは、タイマ値は、割込み処理ごとに「0（D）」になるまで「1」ずつ減算される。タイマ値が「0（D）」になるまでは、外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）。そして、タイマ値が「0（D）」になると、外部信号 5 をオフにする（外部信号 5 としてオフを示す信号を出力可能とする）。

以上の図 9 3 の例 2 では、立ち上がりデータを生成することなく、かつ、前回の割込み処理時のレベルデータ等を確認しなくてもよいので、外部信号出力処理を簡素化しつつ、ホールコンピュータが外部信号 4 又は 5 のオンを示す信号を受信可能な時間を担保することができる。

【1089】

図 9 4 は、外部信号出力処理の例 3 を示すフローチャートである。図 9 4 において、図 9 3 と同一処理を行うステップには同一番号を付し、異なる処理を行うステップには、ステップ番号にアンダーラインを付している。

図 9 4 の例 3 では、外部信号 4 を出力するか否かを判断する際に、最初に、ステップ S 3 2 5 1 において、アドレス「F014（H）」の外部信号 4 管理時間が「0」であるか否かを判断する。そして、「0」でないときは、ステップ S 3 2 4 1 に進んで外部信号 4 をオンにする（外部信号 4 としてオンを示す信号を出力可能とする）。一方、外部信号 4 管理時間が「0」である場合において、ステップ S 3 2 3 1、S 3 2 3 4、S 3 2 3 3、及び S 3 2 3 2 の判断において、外部信号 4 の出力条件を満たすときはステップ S 3 2 4 0 に進んで、アドレス「F014（H）」の外部信号 4 管理時間に、出力時間「50」ms に相当する「24（D）」をセットし、ステップ S 3 2 4 1 に進む。これに対し、ステップ S 3 2 3 1、S 3 2 3 4、S 3 2 3 3、及び S 3 2 3 2 の判断において、いずれも外部

信号 4 の出力条件を満たさないと判断したときはステップ S 3 2 3 6 に進んで外部信号 4 をオフにする（外部信号 4 としてオフを示す信号を出力可能とする）。

【1090】

外部信号 5 についても上記と同様に、外部信号 5 を出力するか否かを判断する際に、最初に、ステップ S 3 2 5 2 において、アドレス「F 0 1 5 (H)」の外部信号 5 管理時間が「0」であるか否かを判断する。そして、「0」でないときは、ステップ S 3 2 4 7 に進んで外部信号 5 をオンにする（外部信号 5 としてオンを示す信号を出力可能とする）。一方、外部信号 5 管理時間が「0」である場合において、ステップ S 3 2 4 2 でドアスイッチがオンであると判断されたときはステップ S 3 2 4 6 に進んで、アドレス「F 0 1 5 (H)」の外部信号 5 管理時間に、出力時間「50」ms に相当する「24 (D)」をセットし、ステップ S 3 2 4 7 に進む。これに対し、ステップ S 3 2 4 2 でドアスイッチがオンでないと判断されたときはステップ S 3 2 4 4 に進んで外部信号 5 をオフにする（外部信号 5 としてオフを示す信号を出力可能とする）。

10

【1091】

このように、図 9 4 の例 3 では、セットしたタイマ値（外部信号 4 管理時間又は外部信号 5 管理時間）が「0」であるときに、外部信号 4 又は 5 の出力条件を満たすときはタイマ値をセットする。セットしたタイマ値が「0」になっても、外部信号 4 又は 5 の出力条件を満たすときは、再度、タイマ値をセットする。

図 9 4 の例 3 の方法でも、図 9 3 の例 2 と同様に、立ち上がりデータを生成することなく、かつ、前回の割込み処理時のレベルデータ等を確認しなくてよいので、外部信号出力処理を簡素化しつつ、ホールコンピュータが外部信号 4 又は 5 のオンを示す信号を受信可能な時間を担保することができる。

20

【1092】

以上、第 18 実施形態について説明したが、第 18 実施形態は、上述した内容に限定されことなく、たとえば以下のような種々の変形が可能である。

(1) 設定キースイッチがオンであるとき、エラーを検出したとき、エラーの表示中のいずれかを満たすときは、外部信号 4 をオンにした（外部信号 4 としてオンを示す信号を出力可能とした）が、これに限らず、それぞれ個別の外部信号（たとえば外部信号 4、6、7）をオンにする（外部信号 4、6、7 としてオンを示す信号を出力可能とする）ものであってもよい。また、設定キースイッチがオンであるとき、又はドアスイッチがオンであるときのいずれか一方又は双方を満たすときに、特定の外部信号（たとえば外部信号 5、又は 6）をオンにしてもよい（外部信号 5、又は 6 としてオンを示す信号を出力可能としてもよい）。

30

【1093】

(2) アドレス「F 0 1 3 (H)」～「F 0 1 5 (H)」の各種タイマ値は、1 割込み処理ごとに「1」減算するようにしたが、これに限られず、「N (N ≥ 2)」回の割込みごとに「N」ずつ減算したり、「N」回の割込みごとに「1」ずつ減算してもよい。たとえば外部信号 4 管理時間又は外部信号 5 管理時間として「12 (D)」をセットした後、2 割込みごとに「1」を減算してもよい。

(3) 第 18 実施形態に記載の各種変形例及び数値は、一例であり、適宜、設計することが可能である。たとえば図 8 9 中、時間 t 1 及び t 2 は、最小「0」ms であるので、たとえば「5」ms や「10」ms 等、種々設定することが可能である。

40

【1094】

また、図 8 9 中、時間 t 3（図中、(a)、(b)、(c)、及び(e)）は、最小「50」ms であるので、たとえば「75」ms や「100」ms 等、種々設定することが可能である。

特に、図 8 9 及び図 9 0 の時間 t 3（図 8 9 及び図 9 0 中、(a)、(b)、(c)、及び(e)）は、ホールコンピュータ等が外部信号 4 及び 5 を確実に受信できる時間であればよく、ホールコンピュータ等の性能によっては、「50」ms 未満であってもよい。

さらにまた、図 9 0 の時間 t 2 についても、「50」ms に限られるものではなく、仕様

50

等に応じて種々設定することが可能である。

【1095】

(4) 設定キースイッチがオフからオンになったとき、又は設定キースイッチがオンのときに、外部信号4をオンにした(外部信号4としてオンを示す信号を出力可能とした)が、設定変更モードとなったときや設定確認モードとなったときに、外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)ように構成してもよい。

ここで、第18実施形態のように、設定キースイッチがオフからオンになったとき、又は設定キースイッチがオンのときに、外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)ように構成したときには、リール31の回転中に設定キースイッチがオフからオンになった場合であっても外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)。

10

これに対し、設定変更モードとなったときや設定確認モードとなったときに、外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)ように構成したときには、リール31の回転中に設定キースイッチがオフからオンになった場合であっても、設定キースイッチの状況に基づいて、外部信号4をオフにする(外部信号4としてオフを示す信号を出力可能とする)。ただし、エラーに基づいて外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)場合はあり得る。

【1096】

(5) 第18実施形態において、設定キースイッチがオンであるとき、エラーを検出したとき、エラー表示中であるとき、又は電源投入から「300」msを経過していないとき、のいずれか1つの条件を満たすときは、外部信号4をオンにした(外部信号4としてオンを示す信号を出力可能とした)。しかし、これらすべての条件を設ける必要はなく、1つ又は一部の条件、たとえば設定キースイッチがオンであるときだけ、外部信号4をオンにする(外部信号4としてオンを示す信号を出力可能とする)構成としてもよい。換言すれば、他の条件、たとえば電源投入から「300」msを経過していない場合であっても、外部信号4をオンにしない(外部信号4としてオンを示す信号を出力可能としない)構成としてもよい。

20

(6) 第18実施形態を含む本明細書に記載のすべての実施形態及び各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【1097】

30

<第19実施形態>

第19実施形態は、設定変更終了音に関するものである。

以下、設定変更終了音について、遊技機がスロットマシンである場合(第19実施形態(A))と、遊技機がぱちんこ遊技機である場合(第19実施形態(B))とについて、それぞれ説明する。

なお、以下の説明において、「設定変更状態(「設定変更モード」、又は「設定変更処理中」とも称する。)」とは、設定値を変更可能な状態であり、かつ、遊技を開始(進行)できない遊技状態である。なお、設定変更状態では、設定値を変更することなく終了することも可能である。

また、「設定確認状態(「設定確認モード」、又は「設定確認処理中」とも称する。)」とは、設定値を変更できないが、現在の設定値を確認可能な状態である。設定確認状態では、設定変更状態と同様に、遊技を開始(進行)することはできない。

40

これに対し、「通常状態(「通常モード」とも称する。)」とは、設定変更状態及び設定確認状態以外の状態を指す。通常状態では、エラーが発生している等の特段の事情を除き、遊技を開始(進行)可能である。

【1098】

<第19実施形態(A):遊技機がスロットマシンである場合>

図95は、第19実施形態(A)におけるスロットマシン10の制御の概略を示すブロック図であり、第1実施形態の図1に対応する図である。

図95において、図1で図示していない構成として、ドアスイッチ17、設定キー挿入口

50

151、設定キースイッチ152、設定変更（リセット）スイッチ153を備える。なお、図1では上記構成を図示していないが、第1実施形態では上記構成が設けられていないという意味ではない。

なお、設定キー挿入口151、設定キースイッチ152、及び設定変更（リセット）スイッチ153は、必ずしもメイン制御基板50上に設けられている必要はなく、別装置として設けてもよい。

【1099】

ドアスイッチ17は、図22中、キャビネット13又はフロントドア12のいずれか一方に取り付けられている。

そして、図22に示すように、キャビネット13とフロントドア12とは普段は閉じられているが、設定変更時や設定確認時には、フロントドア12が開放される。ドアスイッチ17は、フロントドア12が開放されたときにオンになり、フロントドア12の開放を検知するスイッチである。ドアスイッチ17によりフロントドア12の開放が検知されると、ドアオープンエラーを報知する。

また、設定キー挿入口151、設定キースイッチ152、設定変更（リセット）スイッチ153は、メイン制御基板50上に搭載されている。

設定キースイッチ152は、設定キー挿入口151から設定キーを挿入し、設定キーを時計回りに90度回転させることによりオン状態になるスイッチであり、設定変更状態又は設定確認状態に移行するときにより用いられるスイッチである。

【1100】

さらにまた、設定変更（リセット）スイッチ153は、設定変更スイッチとリセットスイッチとを兼ねるスイッチである。設定変更スイッチは、設定変更状態において、設定値を変更するときに操作されるスイッチである。また、リセットスイッチは、発生したエラーの除去後に、エラー発生前の状態に復旧するときに操作されるスイッチである。

以下の説明では、「設定変更（リセット）スイッチ153」と称する場合と、「設定変更スイッチ153」と称する場合と、「リセットスイッチ153」と称する場合とを有する。本実施形態では、設定変更スイッチ153とリセットスイッチ153とを一体で設けたが、これに限らず、設定変更スイッチ153とリセットスイッチ153とを別々に設けてもよい。

【1101】

設定確認状態に移行するときは、電源が投入された状態において、設定キー挿入口151に設定キーを差し込み、たとえば時計回りに90度回転させる。これにより、設定キースイッチ152がオンとなる。電源が投入されている状態でドアスイッチ17がオンとなり、かつ設定キースイッチ151がオンとなったときは、設定確認状態に移行する。設定確認状態は、設定値の変更はできないが（設定変更スイッチ153を操作しても設定値は変わらないが）、現設定値を確認することができる。現設定値は、設定値表示LED73に表示される。設定キーを反時計回りに回転させ、設定キースイッチ152をオフにすると、設定確認状態を終了する。

【1102】

また、電源がオフの状態において、設定キー挿入口151に設定キーを挿入し、設定キーを時計回りに90度回転し、設定キースイッチ152をオンの状態にして電源スイッチ11をオンにすると、設定変更状態（図39の設定変更処理）に移行可能となる。

【1103】

上記のようにスロットマシン10の電源が投入されると、図38に示すように、チェックサムが実行され（ステップS204）、指定スイッチがオン（ステップS208）で、かつ、電源断復帰が異常（ステップS209）又は設定変更が可能（ステップS210）であるときは、設定変更処理（設定変更状態）に移行可能となる。

【1104】

なお、第19実施形態において、ステップS208における「指定スイッチ」とは、ドアスイッチ17、及び設定キースイッチ152の2つのスイッチである。

10

20

30

40

50

あるいは、ドアスイッチ 17、及び設定キースイッチ 152 に加え、設定ドアスイッチ（設定キー挿入口 151 及び設定変更（リセット）スイッチ 153 を覆うように設けられたカバーを開放したときにオンになるスイッチ）が設けられている場合には、設定ドアスイッチを含む 3 つのスイッチである。

なお、以下の説明では、設定ドアスイッチは設けられていないものとし、指定スイッチは、ドアスイッチ 17 及び設定キースイッチ 152 であるものとする。

【1105】

そして、図 38 中、ステップ S208 では、ドアスイッチ 17 がオンであり、かつ設定キースイッチ 152 がオンであるときに限り、ステップ S208 で「Yes」と判断し、設定変更状態に移行可能とする。これに対し、ドアスイッチ 17 及び設定キースイッチ 152 のうち、いずれか一方のみがオンであるときや、双方のスイッチがオフであるときは、ステップ S208 で「No」と判断され、設定変更状態には移行しない。

これにより、フロントドア 12 を開放していないときや、設定キーを挿入していないような、ゴト行為の可能性が高い状況下では、設定変更状態には移行しない。

【1106】

また、図 38 において、「設定変更状態の開始」とは、第 1 に、ステップ S209 で「Yes」と判断されたとき、又はステップ S210 で「No」と判断されたときに定めることが挙げられる。この場合、「設定変更状態」には、図 39 中、ステップ S221～S233 の処理も、設定変更状態中の処理に含まれる。

あるいは第 2 に、図 39 中、ステップ S234 において設定変更開始時の出力要求をセットし、ステップ S235 における制御コマンドセット 1 を実行したとき（サブ制御基板 80 に対し、設定変更を開始する旨のコマンドを送信したとき）を、「設定変更状態の開始」に定めることが挙げられる。

【1107】

ただし、これに限らず、図 39 中、ステップ S221 の直前を「設定変更状態の開始」と定めてもよい。また、ステップ S231 の直後（初期化終了時）を「設定変更状態の開始」と定めてもよい。さらにまた、ステップ S233 の割込み起動時、あるいはステップ S233 の直後（ステップ S234 の直前）を「設定変更状態の開始」と定めてもよい。

【1108】

さらにまた、図 39 において、「設定変更状態の終了」とは、ステップ S243 において、設定キースイッチ 152 がオフになったときに定めることが挙げられる。

あるいは第 2 に、図 39 中、ステップ S246 において設定変更終了時の出力要求をセットし、ステップ S247 における制御コマンドセット 1 を実行したとき（サブ制御基板 80 に対し、設定変更を終了する旨のコマンドを送信したとき）を、「設定変更状態の終了」に定めることが挙げられる。

ただし、これに限らず、ステップ S242 で「Yes」と判断されたとき（スタートスイッチ 41 が操作され、設定値が確定したとき）を「設定変更状態の終了」と定めてもよい。

【1109】

さらに、後述するように、フロントドア 12 を閉じたことを条件に、換言すれば、ドアスイッチ 17 がオンからオフになったことを条件に、設定変更状態が終了するようにしてもよい。この場合は、設定キースイッチ 152 がオフにされても、フロントドア 12 が開放された状態（ドアスイッチ 17 がオンのとき）では、設定変更状態は終了しない。

また、設定キースイッチ 152 をオフにした時点でフロントドア 12 が閉じているとき（ドアスイッチ 17 がオフのとき）は設定変更状態を終了しないことが挙げられる。ゴト行為対策のためである。

以下の説明において、第 19 実施形態（A）では、図 39 中、ステップ S243 で「Yes」と判断されたとき、すなわち設定キースイッチ 152 がオフにされたときを、「設定変更状態の終了時」とする。

【1110】

図 39 のステップ S246 及び S247 において、設定変更を終了した旨のコマンドがサ

10

20

30

40

50

ブ制御基板 80 に送信されると、サブ制御基板 80 は、当該コマンドを受信する。サブ制御基板 80 は、当該コマンドを受信すると、設定変更終了音、及び設定変更の終了を視覚的に表示する出力（演出ランプ 21 による出力）を実行する。

ここで、設定変更終了音は、本実施形態では、「設定変更を終了します」という音声を、スピーカ 22 から出力することに相当する。

【1111】

ここで、言葉（日本語）を話すスピードについては、種々の考えがあるが、たとえば 1 時間に 300 字程度の速度が適切であるとの考えに従えば、「設定変更を終了します」という音声の出力開始から出力終了までの時間を「T01」は、約「2000」ms 程度に設定することが挙げられる。

図 96 は、第 19 実施形態において、設定変更状態、設定変更終了音及びランプ演出、並びに後述する 1 遊技時間との関係を示すタイムチャートである。

サブ制御基板 80 は、設定変更を終了した旨のコマンドを受信したときは、ただちに設定変更終了音を出力する。ここで、図 39 中、ステップ S243 で「Yes」と判断されると、ステップ S243 で「Yes」と判断された後の最初の割込み処理（図 53）において、ステップ S464 で設定変更を終了した旨のコマンドが送信される。

【1112】

そして、サブ制御基板 80 では、サブ制御基板 80 側で独自に割込み処理が実行されており、割込み処理ごとに、制御コマンド（設定変更を終了した旨のコマンド）を受信したか否かを判断している。そして、設定変更を終了した旨のコマンドを受信したと判断したときは、設定変更終了音の出力を開始する。

以上の過程を経るため、図 39 中、ステップ S243 で「Yes」と判断されたときから、少なくとも 1 割込み（メイン制御基板 50 による割込みを指す。1 割込み時間は、「2.235」ms。）後に、サブ制御基板 80 による設定変更終了音の出力処理、又は設定変更終了音の出力が開始される。換言すれば、図 39 中、ステップ S243 で「Yes」と判断された後、少なくとも 1 割込みを経過するまでは、設定変更終了音は出力されない。

【1113】

なお、図 96 中、設定変更状態がオンからオフになるタイミングは、上述したように、設定キースイッチ 152 がオフになったときである。ただし、設定キースイッチ 152 がオフになった後、メイン制御基板 50 からサブ制御基板 80 にコマンドを送信し、サブ制御基板 80 が当該コマンドを受信し、設定変更終了音の出力を開始するまでの時間は、極めて短時間であることから、図 96 では、設定変更状態の終了タイミングと、設定変更終了音の出力開始タイミングを一致させている。

【1114】

また、設定変更を終了したことを示す演出として、上記の設定変更終了音に加えて、演出ランプ 21 を所定の点灯態様（「点灯」は、点滅を含む概念である。また、「点灯態様」は、点灯色を含む概念である。）で点灯する演出を実行する。

ここで、演出ランプ 21 による点灯を実行する場合には、少なくとも、特別役（役物）当選時に演出ランプ 21 による点灯を実行する場合の点灯態様と同一にならないようにする。たとえば、特別役に当選したことを示す演出として、演出ランプ 21 のうち、ランプ A を点灯態様 a で点灯するように定めているとすると、設定変更を終了したことを示す演出として演出ランプ 21 を点灯する場合には、ランプ A 以外のランプを点灯することが挙げられる。この場合、ランプ A と異なるランプを点灯させるのであれば、特別役に当選したことを示すときの点灯態様と同一態様であっても差し支えない。

【1115】

また、設定変更を終了したことを示す演出として演出ランプ 21 を点灯する場合には、ランプ A を点灯させてもよい。ただし、この場合の点灯態様は、特別役に当選したことを示すときの点灯態様と異なる態様とする。

以上のように、設定変更を終了したことを示す演出として演出ランプ 21 の点灯を実行する場合には、特別役が当選していること（当該遊技で特別役が当選したこと、又は特別役

10

20

30

40

50

の当選を持ち越していること）を報知する演出における演出ランプ 2 1 の点灯態様と同一にならないようにする。これにより、設定変更を終了した後、すぐに遊技を開始した場合に、設定変更を終了したことを示す演出として演出ランプ 2 1 の点灯を実行しても、遊技者が、特別役が当選していると混同してしまうことを防止することができる。

【1 1 1 6】

また、設定変更を終了したことを示す演出ランプ 2 1 の点灯パターンと、特別役が当選していることを示す演出ランプ 2 1 の点灯パターンとを異ならせ、両者が混同しないようにすることが好ましい。換言すれば、設定変更を終了したことを示す演出ランプ 2 1 の点灯パターンを、他の演出には使用されない点灯パターンに設定し、当該点灯パターンを見れば、設定変更の終了を意味する演出であると理解できるようにすることが好ましい。

10

さらに、演出ランプ 2 1 については、設定変更を終了したことを示す点灯パターンと特別役が当選していることを示す点灯パターンとを同一にし、演出ランプ 2 1 以外の他のランプについては、設定変更を終了したことを示す点灯パターンと特別役が当選していることを示す点灯パターンとを異ならせてもよい。

具体的には、たとえば、設定変更を終了したことを示す場合には演出ランプ 2 1 及び前記他のランプを全点灯させ、特別役が当選していることを報知する場合には、演出ランプ 2 1 を点灯させるが、前記他のランプを点灯させないようにすることが挙げられる。このようにすれば、演出ランプ 2 1 及び前記他のランプ（遊技機全般のランプ）の点灯パターンを確認することにより、管理者は、どの状態であるかを把握することができる。

【1 1 1 7】

20

さらにまた、設定変更を終了したことを示す演出として演出ランプ 2 1 を点灯するときは、原則として、設定変更終了音と同時に出力することが挙げられる。ただし、これに限らず、設定変更終了音を出力する前に演出ランプ 2 1 の点灯演出を開始してもよい。あるいは、設定変更終了音の出力を開始した後、設定変更終了音の出力を終了する前に、演出ランプ 2 1 の点灯演出を開始してもよい。さらには、設定変更終了音の出力を終了した後に、演出ランプ 2 1 の点灯演出を開始してもよい。

なお、図 9 6 に示すように、以下の実施形態では、設定変更終了音の出力開始時と同時に、設定変更を終了したことを示す演出ランプ 2 1 の点灯を実行するものとする。

また、設定変更を終了したことを示す演出ランプ 2 1 の点灯時間を「 $T02$ 」とすると、 $T01 > T02$

30

$T01 = T02$

$T01 < T02$

のいずれであってもよいが、図 9 6 に示すように、本実施形態では、「 $T01 < T02$ 」であるものとする。たとえば時間 $T01$ が上述したように、約「 2000 」ms 程度に設定したときは、時間 $T02$ は、たとえば約「 2500 」ms ～ 約「 4000 」ms に設定することが挙げられる。

【1 1 1 8】

次に、設定変更状態を終了して通常状態（遊技を開始可能な状態）に移行し、すぐに遊技を開始した場合について検討する。

以下では、図 9 6 に示すように、設定変更状態を終了した瞬間から遊技を開始するまで（遊技の開始条件を満たすまで）に要する時間（遊技を開始するまでの準備時間）を「 $T11$ 」とする。また、遊技を開始してから（遊技の開始条件を満たしてから）遊技を終了するまでの時間（1 遊技時間）を「 $T12$ 」とする。

40

設定変更状態では、図 3 9 に示すように、RWM 5 3 に記憶されたデータはクリアされるため、たとえば設定変更開始前に、ベットデータやクレジットデータを有していても、これらを含めてクリアされる。したがって、設定変更状態の終了直後は、ベット数は「0」であり、かつクレジット数も「0」である。よって、設定変更状態の終了後は、図 2 に示すように、メダル投入口 4 7 からメダル M を投入して規定数をベットしてから遊技を開始する必要がある。

【1 1 1 9】

50

ここで、通常遊技（役物非作動時）では、ベット数「3」が一般的に用いられる規定数であるが、第19実施形態（A）では、最小ベット数「1」を規定数とし、ベット数「1」で遊技を開始可能であるものとする。なお、規定数「1」であるときは、規定数「2」又は「3」であるときよりも、より早く遊技を開始することができる。

図2において、メダルMが位置M1にあり、メダルMがメダルセクタ内に放たれると、第1実施形態で説明したように、メダルセクタ内の通路を通過して、投入センサ44a及び44bに検知される。投入センサ44a及び44bによりメダルが正常に通過したと判断されると、「1」ベットされる。

【1120】

図2中、メダルMが位置M1から投入され、投入センサ44a及び44bによって検知され、規定数がベットされるまでの時間が、遊技を開始するための準備時間「T11」に相当する（なお、この場合の準備時間「T11」は、フロントドア12を閉じたり、ドアオープンエラーを解除するための操作時間を考慮していない。）。

ここで、規定数「1」である場合には1枚のメダル投入を必要とし、規定数「2」である場合には2枚のメダル投入を必要とし、規定数「3」であるときは3枚のメダル投入を必要とする。図2中、メダルM1の状態から、1枚のメダルを投入して「1」ベットされるまでの時間を「T11a」とし、2枚のメダルを投入して「2」ベットされるまでの時間「T11b」とし、3枚のメダルを投入して「3」ベットされるまでの時間を「T11c」とすると、

$$T11a < T11b < T11c$$

となる。

ただし、2枚又は3枚のメダルを連続投入することができるので、T11b（規定数「2」の場合）は、T11a（規定数「1」の場合）の時間の2倍よりは短い時間であると考えられる。同様に、T11c（規定数「3」の場合）は、T11a（規定数「1」の場合）の時間の3倍よりは短い時間であると考えられる。

【1121】

規定数がベットされると、スタートスイッチ41を操作することで遊技を開始可能となるので、本実施形態では、「1」ベットされた瞬間に、スタートスイッチ41が操作されると仮定する。よって、規定数がベットされてからスタートスイッチ41が操作されるまでの時間は「0」とする。

図41中、スタートスイッチ41が操作されると（ステップS278で「Yes」）、ステップS286でリール31の回転を開始する。

ここで、モータ32は、リール31を加速させ、1分間に80回転する速度に到達させる。1分間に80回転する速度に到達すると、その速度で定速状態とする。リール31が定速状態になるまでは、ストップスイッチ42の操作受け付けが禁止され、定速状態に達した後、ストップスイッチ42の操作受け付けが可能となる。

スタートスイッチ41を操作してから（リール31の回転が開始してから）、ストップスイッチ42の操作受け付けが可能となるまでの時間を「T12a」とする。

【1122】

次に、ストップスイッチ42の操作受け付けが可能になった瞬間に最初のストップスイッチ42を操作すると仮定する。換言すれば、ストップスイッチ42の操作受け付けが可能になった瞬間から最初のストップスイッチ42が操作されるまでの時間は「0」とする。

ストップスイッチ42が操作されると、図13に示すように、リール停止制御時間（リール31が停止するまでの時間）、及び4相励磁状態の時間を必要とする（なお、4相励磁状態が終了する前に、次のストップスイッチ42の操作受け付けを可能としてもよい。この例については後述する。）。これらの合計時間を「T12b」とする。

4相励磁状態が終了すると、次（2番目）のストップスイッチ42の操作受け付けが可能となる。ここで、1番目に停止するモータ32の4相励磁状態が終了して次のストップスイッチ42の操作受け付けが可能となった瞬間に、2番目のストップスイッチ42を操作すると仮定する。換言すれば、1番目に停止するモータ32の4相励磁状態が終了してから2

10

20

30

40

50

番目のストップスイッチ 4 2 が操作されるまでの時間を「0」とする。

【1123】

2 番目のストップスイッチ 4 2 が操作されると、上記と同様に、リール停止制御時間及び 4 相励磁状態の時間である時間「T12b」を経過した後、3 番目のストップスイッチ 4 2 の操作受け付けが可能となる。ここで、2 番目のモータ 3 2 の 4 相励磁状態が終了して次のストップスイッチ 4 2 の操作受け付けが可能となった瞬間に、3 番目のストップスイッチ 4 2 を操作すると仮定する。換言すれば、2 番目に停止するモータ 3 2 の 4 相励磁状態が終了してから 3 番目のストップスイッチ 4 2 が操作されるまでの時間を「0」とする。

3 番目のストップスイッチ 4 2 が操作されると、上記と同様に、リール停止制御時間及び 4 相励磁状態の時間である時間「T12b」を必要とする。

10

【1124】

なお、最後のリール 3 1 が停止した瞬間を 1 遊技の終了時と定めてもよいが、第 19 実施形態 (A) では、最後のリール 3 1 に対して 4 相励磁状態の時間を終了した時に、1 遊技を終了したと定める (払出しがない場合)。

また、その遊技でいずれかの役に対応する図柄組合せが停止したときは、払出し処理が終了したとき、具体的には、図 49 の処理の終了時に、遊技を終了したと定める。

なお、リプレイに対応する図柄組合せが停止表示したときは、図 42 に示すように、次回遊技の開始時に自動ベット処理を実行する。このため、リプレイに対応する図柄組合せが停止表示したときは、遊技終了時は、自動ベット処理の終了時ではなく、3 番目のリール 3 1 に対して 4 相励磁状態を終了したときと定める。

20

【1125】

たとえば第 1 に、小役に対応する図柄組合せが停止し、クレジットへの加算処理が実行されたときは、クレジットへの加算処理の終了時が、遊技の終了時と定める。

また、小役に対応する図柄組合せが停止し、実際のメダルの払出し処理が実行されたときは、最後のメダルの払出し (ホッパー 36 の駆動) を終了し、図 49 中、ステップ S401 における「Yes」時 (払出し枚数データが「0」であると判断したとき) を、遊技の終了時と定める。ただし、設定変更終了直後は、クレジット数は「0」であり、設定変更状態を終了してすぐに遊技を開始し、最大払出し数「15」を有する小役が入賞したと仮定しても、払い出されるメダルはすべてクレジットされる。このため、設定変更終了直後の 1 遊技において、実際にメダルが払い出される場合はない。

30

小役に対応する図柄組合せが停止表示し、3 番目のリール 3 1 に対するモータ 3 2 の 4 相励磁状態を終了したときから、メダルの払出し (クレジットへの加算) を終了するまでの時間を「T12c」とする。

ただし、役の非入賞時 (メダルの払出しがないとき) は、「T12c = 0」である。

【1126】

また、全リール 3 1 の停止時に演出 (当選役の告知演出等) が出力される場合には、当該演出時間は、1 遊技時間には含めない。たとえば全リール 3 1 の停止時から数秒間の演出が出力される場合であっても、最後のリール 3 1 の停止時におけるモータ 3 2 の 4 相励磁状態の終了時に (その時点で、全リール 3 1 の停止時に出力を開始した演出が継続されている場合であっても) 1 遊技が終了するものとする。すなわち、1 遊技の終了は、メイン制御基板 50 による制御に基づくものとする。

40

【1127】

以上より、設定変更状態の終了直後から遊技を開始するための操作を行い、遊技を開始する場合には、遊技を開始するまでの準備時間「T11」を要する。

さらに、1 遊技時間「T12」は、上述したように、

(1) スタートスイッチ 4 1 を操作してから (リール 3 1 の回転が開始してから)、ストップスイッチ 4 2 の操作受け付けが可能となるまでの時間「T12a」

(2) 最初のストップスイッチ 4 2 が操作されてから、リール 3 1 が停止するまでの時間及び 4 相励磁状態の時間「T12b」

(3) 2 番目のストップスイッチ 4 2 が操作されてから、リール 3 1 が停止するまでの時

50

間及び4相励磁状態の時間「 T_{12b} 」

(4) 3番目のストップスイッチ42が操作されてから、リール31が停止するまでの時間及び4相励磁状態の時間「 T_{12b} 」

(5) 小役に入賞した場合に、メダルの払出し(クレジットへの加算)を終了するまでの時間「 T_{12c} 」

を要する。

よって、

$$T_{12} = T_{12a} + 3 \times T_{12b} + T_{12c}$$

となる。

なお、3つの「 T_{12b} 」の時間は、同一であると仮定する。

【1128】

さらに、スタートスイッチ41が操作されたときに役の抽選が行われ(図41中、ステップS282)、この抽選でたとえば特別役(役物)に当選したときは、フリーズ(「フリーズ演出」ともいう。)を実行することが選択される場合がある。

この場合における「フリーズ」とは、一定時間、遊技の進行を停止する状態を指す。したがって、たとえばスタートスイッチ41が操作され、役の抽選が実行され、特別役に当選し、特別役の当選に対応する演出としてフリーズを実行することに決定されたときは、リール31の回転は開始しない。そして、フリーズの終了後にリール31の回転が開始する。なお、フリーズにより遊技の進行を停止しているときに、サブ制御手段80により、画像表示装置23等を用いて演出を出力する。

この場合のフリーズ時間を「 T_{12d} 」とすると、フリーズが実行されたときの1遊技時間「 T_{12} 」は、「 $T_{12a} + T_{12b} \times 3 + T_{12c} + T_{12d}$ 」となる。

【1129】

次に、1遊技時間「 T_{12} 」の最短時間を検討する。1遊技時間が最短時間になるためには、フリーズは実行されず、かつ役は入賞しないこととなる。

よって、1遊技時間「 T_{12} 」の最短時間は、「 $T_{12a} + 3 \times T_{12b}$ 」となる。

まず、規定数を「1」とし、図2中、メダルMがM1の位置からメダルセレクト内に投入(投下)された時から、ベットされるまでの時間(遊技を開始するために要する時間)「 T_{11} 」は、最短で約「800」ms程度であるものと仮定する。

また、スタートスイッチ41が操作されてからリール31が定速となり、ストップスイッチ42の操作受け付けが許可されるまでの時間「 T_{12a} 」は、約「1200」ms程度であるものと仮定する。

【1130】

さらにまた、ストップスイッチ42が操作されたから、リール31が停止制御され、モータ32の4相励磁状態が終了する(次のストップスイッチ42の操作受け付けが可能となる)までの時間「 T_{12b} 」は、図13でも例示しているが、最短で、約「140」ms(リール停止制御時間が最短で約「40」ms、4相励磁状態の時間が最短で約「100」ms)程度であるものと仮定する。

この場合、1遊技を開始するまでに要する時間及び1遊技時間(最短時間)である「 $T_{11} + T_{12}$ 」は、「 $800(T_{11}) + 1200(T_{12a}) + 140 \times 3(T_{12b} \times 3)$ 」=「2420」ms程度となる。

全リール31の停止後にメダルの払出しがある場合や、スタートスイッチ41の操作時にフリーズが実行される場合の1遊技時間「 T_{12} 」は、上記の時間よりも長くなる。

【1131】

一方、上述したように、設定変更状態を終了したときに、設定変更終了音が時間「 T_{01} 」(約「2000」ms程度)だけ出力され、かつ、設定変更の終了を報知する演出ランプ21の点灯が時間「 T_{02} 」(たとえば、約「2500」~「4000」ms程度)だけ出力される。

したがって、設定変更状態を終了した直後に遊技を開始した場合に、設定変更状態を終了した直後に出力する設定変更終了音「 T_{01} 」と、遊技を開始するための準備時間「 T_{11}

10

20

30

40

50

1」及び1遊技時間「 T_{12} （最短時間）」との関係は、
 $T_{01} < T_{11} + T_{12}$

となる。

これにより、設定変更状態を終了した瞬間から遊技を開始するための操作（準備）を行い、かつ遊技を開始する準備が整った瞬間に遊技を開始した場合であっても、当該遊技を終了する前に、設定変更終了音の出力が終了していることとなる。

図96は、上記の時間「 T_{01} 」、「 T_{11} 」、及び「 T_{12} 」の関係を示している。

【1132】

ここで、上記の例は、ストップスイッチ42が操作され、4相励磁状態が終了した後に、次のストップスイッチ42の操作受け付けが可能となる例である。しかし、これに限らず、ストップスイッチ42が操作された後、4相励磁状態を終了する前に、次のストップスイッチ42の操作受け付けを可能としてもよい。このように制御すれば、より早く遊技を消化することができる。たとえば、ストップスイッチ42が操作された（ストップスイッチ42の操作を受け付けた）後、次の割込み処理時に、次のストップスイッチ42の操作受け付けを可能とすることが挙げられる。

この場合、上述した「 T_{12b} 」の時間のうち、4相励磁状態の時間は、ほぼ「0」と考えることができるので、「 T_{12b} （最短時間）= 40（ms）」となる。

したがって、この場合の1遊技を開始するまでに要する時間及び1遊技時間（最短時間）である「 $T_{11} + T_{12}$ 」は、「 $800（T_{11}） + 1200（T_{12a}） + 40 \times 3（T_{12b} \times 3）$ 」=「 2120 」ms程度となる。

よって、このように制御した場合であっても、「 $T_{01} < T_{11} + T_{12}$ 」となる。

【1133】

また、スロットマシン10の演出タイミングとしては、スタートスイッチ41操作時（リール31の回転開始時）、第1ストップスイッチ42操作時（第1リール31停止時）、第2ストップスイッチ42操作時（第2リール31停止時）、第3ストップスイッチ42操作時（全リール31の停止時）が挙げられるが、当該遊技の当選役を最終的に告知する演出（当該遊技で最も重要な演出）を出力するタイミングは、全リール31の停止時が多い。

したがって、全リール31の停止時に当該遊技の当選役を告知する演出を出力する場合には、当該演出は、設定変更終了音の出力終了後に出力されることになるので、全リール31の停止時における演出と設定変更終了音とが重ならない（かぶらない）。よって、設定変更状態を終了した場合に直ちに遊技を開始したときであっても、全リール31の停止時の演出を正確に理解することができる。

【1134】

ただし、スタートスイッチ41操作時や、第1又は第2ストップスイッチ42操作時に出力する演出があるときは、当該演出の出力時期と、設定変更終了音の出力時期とが重なる場合がある。

ここで、本実施形態のスピーカ22は、複数のチャンネルを備えている。そして、設定変更終了音を出力するチャンネルと、当選役の告知演出を出力するときのチャンネルとが異なるように設定されている。これにより、設定変更終了音の出力を開始した後、当選役の告知演出をスピーカ22から出力する場合であっても、設定変更終了音が途中で消去されることはない。ただし、設定変更終了音と当選役の告知演出音とが重なる場合はあり得る。

【1135】

また、設定変更を終了したことを示す演出ランプ21の点灯時間 T_{02} は、

$T_{02} < T_{11} + T_{12}$

$T_{02} = T_{11} + T_{12}$

$T_{02} > T_{11} + T_{12}$

のいずれの場合も考えられる。ただし、上述したように、設定変更を終了したことを示す演出ランプ21の点灯が、当選役の告知演出としての演出ランプ21の点灯と混同しないようにすれば、問題は生じない。

【1136】

また、遊技を開始するまでの準備時間「T11」は、設定変更状態を終了した後、フロントドア12を閉じる時間や、ドアオープンエラー（フロントドア12が開放していることを示すエラー）を解消するための時間を考慮していない。

設定変更状態を終了したときは、少なくとも、フロントドア12は開放状態にあるはずである。したがって、設定変更状態を終了しても、スロットマシン10側では、ドアオープンエラーを検知し、エラー報知を行う。ドアオープンエラーとなっているときに、遊技を進行（開始）することはできない。ドアオープンエラーとなっているときは、ブロック45はオフ（メダルを返却する状態）に制御されているので、メダル投入口47からメダルが投入されてもベットされない。仮にベットされている状態であるとしても、スタートスイッチ41を操作しても遊技は開始されない。

10

【1137】

ドアオープンエラーを解除するためには、フロントドア12を閉じ、ドアスイッチ17をオフにする。ドアスイッチ17がオフになった瞬間にドアオープンエラーが解消されるように構成することも可能であるが、一般には、フロントドア12に設けられたフロントドア12開放用のキー挿入口にキーを差し込み、フロントドア12を開放する場合と反対回り（たとえば反時計方向）に当該キーを回転させることで、ドアオープンエラーを解消する（エラー報知を終了させる）。したがって、設定変更状態の終了後から、遊技を開始するための準備時間「T11」には、フロントドア12を閉じ、キーを挿入してドアオープンエラーを解除する操作時間が含まれる。ドアオープンエラーが発生したままで遊技を開始することはできないからである。

20

【1138】

なお、設定キースwitch152がオフにされたことを条件に設定変更状態を終了するときは、フロントドア12が開放していても、設定変更状態を終了することが可能である。したがって、この場合には、フロントドア12が開放された状態で設定変更終了音の出力が開始され、かつ設定変更を終了したことを示す演出ランプ21の点灯も開始される。

【1139】

これに対し、フロントドア12を閉じなければ、設定変更状態を終了させない仕様とすることも可能である。この場合、設定キースwitch152をオフにただけでは設定変更状態を終了せず、フロントドア12を閉じること（ドアスイッチ17がオフになること）を設定変更状態の終了条件の1つに設定する。なお、フロントドア12を閉じるだけで設定変更状態が終了するようにしてもよい。この場合には、フロントドア12が閉じられると（ドアスイッチ17がオフになると）、設定変更終了音の出力を開始する。あるいは、フロントドア12を閉じ、かつドアオープンエラーを解除したときに設定変更状態が終了するようにしてもよい。この場合には、ドアオープンエラーが解除されると、設定変更終了音の出力を開始する。

30

【1140】

フロントドア12を閉じ、かつドアオープンエラーを解除したときに設定変更状態が終了する仕様の場合であっても、上述したように、設定変更の終了時から1遊技を終了するまでの時間「T11+T12」よりも設定変更終了音の出力時間「T01」の方が短いので、設定変更終了直後の1遊技を終了する前に、設定変更終了音の出力が終了していることとなる。

40

また、設定キースwitch152をオフにすれば、フロントドア12が開放していても設定変更状態を終了する場合には、フロントドア12の開放中から設定変更終了音の出力が開始される。したがって、その後にフロントドア12を閉じ、ドアオープンエラーを解除した上で、時間「T11+T12」を経て1遊技を終了しても、当該遊技の終了前に設定変更終了音の出力は終了している。

なお、設定変更状態の終了時から、フロントドア12を閉じ、かつドアオープンエラーを解除するまでの（操作）時間を「T10」とすると、設定変更状態の終了後、1遊技を開始するまでの準備時間は、「T10+T11」となる。したがって、「T01<T10+

50

「 $T_{11} + T_{12}$ 」になることは、もちろんである。

【1141】

以上は、設定変更終了音の出力時間「 T_{01} 」が、設定変更状態の終了時から1遊技を終了するまでの時間「 $T_{11} + T_{12}$ 」より短くなるように設定した場合である

一方、これに限らず、設定変更終了音の出力時間「 T_{01} 」と、設定変更状態の終了時から1遊技を終了するまでの時間「 $T_{11} + T_{12}$ 」との関係は、以下のように種々設定することができる。

(1) 設定変更終了音の出力時間「 T_{01} 」を、役抽選結果で非当選となったときの平均の時間「 $T_{11} + T_{12}$ 」よりも短く設定する。

(2) 設定変更終了音の出力時間「 T_{01} 」を、役抽選結果で特別役の当選となったときの平均の時間「 $T_{11} + T_{12}$ 」よりも短く設定する。なお、役抽選結果で特別役の当選となったときは、上述したフリーズが実行される場合と実行されない場合とがあるので、その平均時間が「 T_{12} 」となる。たとえば特別役の当選時に、「 p 」%の確率でフリーズが実行され、「 $100 - p$ 」%の確率でフリーズが実行されない場合、1遊技時間「 T_{12} 」の平均値は、

「フリーズなし時の平均の1遊技時間 $T_{12} \times (100 - p) / 100$ 」 + 「フリーズあり時の平均の1遊技時間 $T_{12} \times p / 100$ 」

となる。

【1142】

<第19実施形態(B)：遊技機がぱちんこ遊技機である場合>

次に、ぱちんこ遊技機における設定変更状態、設定変更終了音、及び1遊技時間との関係について説明する。

まず、ぱちんこ遊技機の概要について説明する。

図97は、ぱちんこ遊技機500を前面側（遊技者側）から見た外観斜視図である。また、図98は、ぱちんこ遊技機500を裏面側から見た外観斜視図である。なお、図98では、画像表示装置543及び遊技盤504を含むユニットの図示を省略し、裏面側からガラス扉505が見えるように図示している。さらに、図98では、主基板ケース550以外の他の基板ケースの図示を適宜省略している。

さらにまた、図99は、ぱちんこ遊技機500におけるブロック図である。

【1143】

ホールにおいて、ぱちんこ遊技機500は、一般には、島に設置される。ぱちんこ遊技機500は、第1に、外枠501と前枠502とを備える。外枠501は、ぱちんこ遊技機500の外周を囲むように形成されている枠体である。また、前枠502は、外枠501の図97中、前面側（遊技者側）に取り付けられている。前枠502は、外枠501の図97中、左上端部に設けられたヒンジ機構503によって、外枠501に対して開閉可能に外枠501に取り付けられている。したがって、ぱちんこ遊技機500が島に設置されたときは、外枠501は島に対して固定されるが、前枠502は、外枠501に対して開閉可能となり、前枠502の裏面側にアクセス可能となる。

【1144】

前枠502には、遊技盤504を備える。遊技盤504には、図示しないが、画像表示装置543、釘、役物、風車、各種入賞口（後述する始動口532を含む。）等が設けられている。また、前枠502の遊技盤504以外の部分には、演出ランプ541、スピーカ542、上皿506、下皿507、発射ハンドル508等を備える。

【1145】

前枠502の図97中、右側縁部には、キー挿入口521が形成されている。

前枠502が外枠501に対して閉じられている状態（図97に示す状態）において、キー挿入口521からキーを挿入し、外枠501と前枠502との解錠操作を行うことにより、前枠502は、外枠501に対して、ヒンジ機構503を中心軸として前方（遊技者側）に開放可能となる。前枠502が外枠501に対して開放されるときは、前枠502側に取り付けられている遊技盤504、ガラス扉505、演出ランプ541、スピーカ5

10

20

30

40

50

42、上皿506、下皿507、発射ハンドル508を含む全体が、外枠501に対して前方に移動するようになる。

前枠502が開放されると、後述する枠開放スイッチ523オンになる。枠開放スイッチ523がオンになると、枠開放エラーを報知するように構成されている。

【1146】

ガラス扉505は、遊技盤504の前面のうち、遊技領域を覆うように、開閉可能に取り付けられている。たとえば遊技領域において遊技球の詰まり等が発生したときに、それを解消するためである。キー挿入口521にキーを挿入し、ガラス扉505の解錠操作を行うことにより、ガラス扉505と遊技盤504との施錠が解除され、ガラス扉505が開放可能となる。ガラス扉505が開放されると、後述する扉開放スイッチ522がオンになる。扉開放スイッチ522がオンになると、扉開放エラーを報知するように構成されている。

10

【1147】

図99のブロック図において、ぱちんこ遊技機500では、スロットマシン10のメイン制御基板50に相当するメイン制御基板（主基板、主制御基板）530と、スロットマシン10のサブ制御基板80に相当するサブ制御基板（演出制御基板、演出基板）540とを備える。

メイン制御基板530、払出制御基板520、及びサブ制御基板540は、それぞれスロットマシン10のメイン制御基板50及びサブ制御基板80と同様に、CPU、RWM、ROM等を備える。図99では、CPU、RWM、及びROM等の図示を省略する。

20

【1148】

電源スイッチ511のオンに基づいて、電源基板510は、電力の供給を制御する。

電源基板510と払出制御基板（「賞球制御基板」とも称する。）520とは、ハーネス（1本又は2本以上のリード線（「信号線」ともいう。）からなるもの）接続されている。なお、図99に示す各基板同士は、いずれも、ハーネス接続されているものとする。また、図99では、中継基板の図示を省略しているが、実際には、図99で図示した各基板は、直接接続されている場合の他に、中継基板を介して接続されている場合がある。

電源基板510には、発射基板512が接続されている。発射基板512は、発射装置513を駆動制御するための基板である。発射装置513は、遊技球を遊技盤504（遊技領域）に打ち出す装置である。発射ハンドル508が操作されると、その操作を検知して、発射装置513を駆動制御することで、遊技球を遊技領域に打ち出すようにする。

30

【1149】

電源基板510には、払出制御基板520が接続されている。そして、この払出制御基板520には、払出し装置524が接続されている。払出し装置524は、CRユニットからの球貸しの要求があったときに要求数に対応する遊技球を貸し出し、さらに、遊技球の入賞があったときに入賞に対応する賞球を払い出す装置である。払出制御基板520とCRユニットとは、外部端子板525を介して接続されている。

【1150】

払出制御基板520には、扉開放スイッチ522及び枠開放スイッチ523が電氣的に接続されている。なお、これらの扉開放スイッチ522及び枠開放スイッチ523は、メイン制御基板530に接続されていてもよい。

40

上述したように、ガラス扉505が開放されると、扉開放スイッチ522がオンとなり、その信号は、払出制御基板520に入力され、さらにメイン制御基板530に送信される。メイン制御基板530が扉開放スイッチ522のオンを検知すると、サブ制御基板540は、たとえば扉開放エラーの報知等を実行する。

また、前枠502が開放されると、枠開放スイッチ523がオンとなり、その信号は、払出制御基板520に入力され、さらにメイン制御基板530に送信される。メイン制御基板530が枠開放スイッチ523のオンを検知すると、サブ制御基板540は、たとえば枠開放エラーの報知等を実行する。

【1151】

50

メイン制御基板 530 には、遊技盤 504 の遊技領域内に設けられた入賞口の 1 つである始動口 532 への入賞を検知するための始動口スイッチ 533 が接続されている。遊技球が始動口 532 に入賞し、メイン制御基板 530 が始動口スイッチ 533 のオンを検知すると、後述するように乱数値を取得し、当否判定を実行する（抽選処理）。そして、当否判定結果に基づいて、特別図柄表示装置 531 の特別図柄の変動時間及び停止図柄を決定し、その決定結果に対応するように特別図柄表示装置 531 の変動パターン及び停止図柄を制御する。

【1152】

なお、遊技盤 504 上には、始動口 532 以外の入賞口として、一般入賞口や大入賞口（大当たりとなり、特別遊技中に開放される入賞口）等が挙げられるが、これらの入賞口については第 19 実施形態（B）では説明を省略する。

10

また、特別図柄表示装置 531 は、遊技盤 504 上に設けられ、始動口スイッチ 533 がオンになったことに基づく当否判定結果を特別図柄によって表示する装置である。換言すれば、「特別図柄」とは、変動後の停止図柄によって、当否判定の結果が当選であるか非当選であるかを表示する図柄である。特別図柄表示装置 531 は、たとえば 7 セグメントディスプレイから構成される。

なお、特別図柄の変動開始から停止までの流れについては、後述する。

【1153】

メイン制御基板 530 には、設定キー挿入口 534 を有する設定キースイッチ 535、及び設定変更（リセット）スイッチ 536 が設けられている。なお、設定キー挿入口 534、設定キースイッチ 535、及び設定変更（リセット）スイッチ 536 は、必ずしもメイン制御基板 530 上に設けられている必要はなく、これらを別装置として設けてもよい。設定キースイッチ 535 は、設定キー挿入口 534 から所定の設定キーが挿入され、たとえば時計回りに 90 度回転させることによりオンになるスイッチである。

20

【1154】

設定変更（リセット）スイッチ 536 は、設定変更スイッチとリセットスイッチとを兼ねたスイッチである。設定変更スイッチは、設定変更状態中に設定値を変更するときに操作されるスイッチである。また、リセットスイッチは、発生したエラーの除去後、エラー発生前の状態に復旧するときに操作されるスイッチである。以下の説明では、「設定変更（リセット）スイッチ 536」と称する場合と、「設定変更スイッチ 536」と称する場合と、「リセットスイッチ 536」と称する場合とを有する。

30

本実施形態では、設定変更スイッチ 536 とリセットスイッチ 536 とを一体で設けたが、これに限らず、設定変更スイッチ 536 とリセットスイッチ 536 とを別々に設けてもよい。

ぱちんこ遊技機 500 においては、電源がオフの状態において、設定キー挿入口 534 に設定キーを挿入し、設定キーを回転させて設定キースイッチ 535 をオンにし、かつリセットスイッチ 536 をオンにした状態で電源スイッチ 511 をオンにすることにより、設定変更状態に移行可能となる。

【1155】

設定変更状態に移行すると、現在の設定値が設定値表示 LED 537 に表示される。設定値表示 LED 537 は、図 1 に示すスロットマシン 10 において、設定値表示 LED 73 と同等のものであり、たとえば 7 セグメントディスプレイから構成される。

40

そして、設定値を変更するときは、設定変更スイッチ 536 を操作する。設定変更スイッチ 536 を 1 回操作（押す）ごとに設定値が「+1」され、たとえば設定値が 6 段階であるときは、設定変更スイッチ 536 を押すごとに「1」→「2」→・・・→「5」→「6」→「1」→・・・と設定値が循環的に変化する。そして、設定キーをたとえば反時計方向に回動させ、設定キースイッチ 535 がオフになったときに、設定値が確定するとともに、設定変更状態が終了する。設定変更状態が終了すると、設定値表示 LED 537 に表示されている設定値も消灯する。

【1156】

50

また、電源がオフの状態において、設定キー挿入口 5 3 4 に設定キーを挿入し、設定キーを回転させ、リセットスイッチ 5 3 6 はオフの状態 で電源スイッチ 5 1 1 をオンにすると、設定確認状態に移行可能となる。設定確認状態では、設定値を変更することはできないが、現設定値が設定値表示 LED 5 3 7 に表示される。そして、設定キーを回転させて設定キースイッチ 5 3 5 をオフにしたときは、設定確認状態が終了する。設定確認状態が終了すると、設定値表示 LED 5 3 7 に表示されている設定値も消灯する。

なお、ぱちんこ遊技機 5 0 0 においては、スロットマシン 1 0 と異なり、電源投入後に設定キースイッチ 5 3 5 をオンにしても、設定確認状態には移行せず、設定値も表示されない。

【 1 1 5 7 】

管理情報表示 LED 5 3 8 は、スロットマシン 1 0 における管理情報表示 LED（役比モニター） 7 4 に相当するものであり、ぱちんこ遊技機 5 0 0 の場合には、上述したように、性能表示モニターと称される。管理情報表示 LED 5 3 8 は、管理情報表示 LED 7 4 と同様に、4 個の 7 セグから構成されている。

【 1 1 5 8 】

サブ制御基板 5 4 0 は、メイン制御基板 5 3 0 と接続され、メイン制御基板 5 3 0 から送信されてくるコマンドに基づいて演出内容を決定し、決定した演出を出力するように制御するための基板である。なお、図 9 9 では、1 つのサブ制御基板 5 4 0 を図示しているが、実際には、たとえばサブ制御基板 5 4 0 をサブメイン基板（演出全体を制御するための基板）とサブサブ基板（たとえば、画像表示装置 2 3 の画像表示を制御するための基板）とに分けられている。

【 1 1 5 9 】

演出用の周辺機器は、スロットマシン 1 0 と同様に、演出ランプ 5 4 1、スピーカ 5 4 2、画像（液晶）表示装置 5 4 3 を備え、これらの出力は、サブ制御基板 5 4 0 によって制御される。

図 9 7 に示すように、演出ランプ 5 4 1 の少なくとも一部は、前枠 5 0 2 の外周縁を覆うように取り付けられている。また、スピーカ 5 4 2 は、前枠 5 0 2 の上側に取り付けられている。さらにまた、画像表示装置 5 4 3 は、遊技盤 5 0 4 の遊技領域内において、略中央部に画像が表示されるように取り付けられている。

【 1 1 6 0 】

次に、ぱちんこ遊技機 5 0 0 の制御処理について説明する。

図 1 0 0 は、ぱちんこ遊技機 5 0 0 の電源投入後の起動の流れを説明するフローチャートである。

電源スイッチ 5 1 1 がオンにされ、電源が投入されると、ステップ S 7 0 1 において、メイン制御基板（具体的には、メイン CPU に相当する。） 5 3 0 は、設定変更状態への移行条件を満たすか否かを判断する。設定変更状態の移行条件として、本実施形態では、枠開放スイッチ 5 2 3 がオンであり、設定変更キースイッチ 5 3 5 がオンであり、かつリセットスイッチ 5 3 6 がオンであることに設定されている。これらのすべての条件を満たすと判断したときはステップ S 7 0 2 に進み、3 つすべてのスイッチがオンでないと判断したときはステップ S 7 0 3 に進む。ステップ S 7 0 2 では、設定変更処理（設定変更状態）に移行する。そして、設定変更処理が終了したときはステップ S 7 0 9 に進む。

【 1 1 6 1 】

ステップ S 7 0 3 では、メイン制御基板 5 3 0 は、設定確認状態への移行条件を満たすか否かを判断する。設定確認状態の移行条件として、本実施形態では、枠開放スイッチ 5 2 3 がオンであり、設定変更キースイッチ 5 3 5 がオンであり、かつリセットスイッチ 5 3 6 がオフであることに設定されている。これらの条件を満たすと判断したときは、ステップ S 7 0 4 に進み、これらの条件を満たさないと判断したときはステップ S 7 0 6 に進む。

【 1 1 6 2 】

ステップ S 7 0 4 に進むと、設定確認状態となり、メイン制御基板 5 3 0 は、RWM に記憶された設定値データを読み込み、設定値表示 LED 5 3 7 に現設定値を表示する。次にス

10

20

30

40

50

テップ S 7 0 5 に進み、設定キースイッチ 5 3 5 がオフになったか否かを判断する。設定キースイッチ 5 3 5 がオフになったと判断したときは、設定確認状態の終了条件を満たすと判断し、ステップ S 7 1 0 に進む。これに対し、設定キースイッチ 5 3 5 がオフでないと判断したときはステップ S 7 0 4 に戻り、設定確認状態（設定値の表示）を継続する。

【1163】

ステップ S 7 0 3 で「No」と判断され、ステップ S 7 0 6 に進むと、メイン制御基板 5 3 0 は、リセットスイッチ 5 3 6 がオンであるか否かを判断する。リセットスイッチ 5 3 6 がオンであると判断したときはステップ S 7 0 9 に進み、オンでないと判断したときはステップ S 7 0 7 に進む。

ステップ S 7 0 7 では、メイン制御基板 5 3 0 の RWM が正常であるか否かを判断する。電源切断時には、メイン制御基板 5 3 0 の RWM に、電源断時の情報が記憶され、次に電源が投入されたときは、電源投入時の情報が電源断時の情報と一致するか否かを判断する。そして、一致しているときは RWM は正常であると判断し、一致しないときは RWM 異常と判断する。RWM が正常であると判断したときはステップ S 7 0 8 に進み、RWM が正常でないと判断したときはステップ S 7 0 9 に進む。

ステップ S 7 0 8 では、状態復帰処理を実行する。この処理は、ソレノイド状態や、特別図柄表示装置 5 3 1 の状態等を電源断時の状態に復帰させる処理である。そしてステップ S 7 1 0 に進む。

【1164】

ステップ S 7 0 2 における設定変更処理（設定変更状態）を終了したとき、ステップ S 7 0 6 においてリセットスイッチ 5 3 6 がオンであると判断されたとき、又はステップ S 7 0 7 で RWM が正常でないと判断されたときは、ステップ S 7 0 9 に進み、RWM のクリア処理を実行する。この処理は、RWM の所定記憶領域内に記憶されたデータをクリアする処理（所定記憶領域を初期化する処理）である。なお、クリアされるデータには、設定値データを含まない。そしてステップ S 7 1 0 に進む。

【1165】

ステップ S 7 1 0 では、タイマ割込みを許可する。この処理は、割込み処理を許可状態にする処理である。したがって、ステップ S 7 1 0 で割込み処理が許可された後、割込み処理タイミングが到来したときは、割込み処理が実行される。

次のステップ S 7 1 1 では、乱数更新処理（乱数カウンタのインクリメント処理）を実行する。この乱数は、各種抽選（停止図柄の選択、演出の選択等）に使用する。

【1166】

図 1 0 1 は、図 1 0 0 のステップ S 7 0 2 における設定変更処理を示すフローチャートである。本実施形態では、ステップ S 7 2 1 の処理を開始したときを設定変更処理（設定変更状態）の開始時とする。

ステップ S 7 2 1 では、メイン制御基板（メイン CPU）5 3 0 は、RWM に記された設定値を読み込み、設定値が正常の範囲内であるか否かを判断する。本実施形態では、設定値「1」～「6」にそれぞれ対応する RWM に記憶する値を、「0」～「5」としている。

【1167】

たとえば RWM に記憶された値が「0」であれば、設定値は「1」となる。そこで、ステップ S 7 2 2 では、RWM に記憶された値が「0」～「5」の範囲内であるか否かを判断し、当該範囲内であると判断したときはステップ S 7 2 4 に進む。これに対し、RWM に記憶された値が「0」～「5」の範囲内でないと判断したときは、RWM に「0」を記憶する。RWM の値が「0」であるときは設定値は「1」となる。設定値「1」は、後述するように基本設定値となる。そしてステップ S 7 2 4 に進む。

【1168】

ステップ S 7 2 4 では、メイン制御基板 5 3 0 は、RWM に記憶された値に対応する設定値を設定値表示 LED 5 3 7 に表示する。たとえば RWM の値が「0」であるときは設定値表示 LED 5 3 7 に「1」と表示する。

次にステップ S 7 2 5 に進み、メイン制御基板 5 3 0 は、設定変更スイッチ 5 3 6 が操作

10

20

30

40

50

されたか否かを判断する。設定変更スイッチ 536 が操作されたと判断したときはステップ S 726 に進み、操作されていないと判断したときはステップ S 729 に進む。ステップ S 726 では、設定値を「1」加算する。たとえばそれまで設定値表示 LED 537 に「1」と表示していた場合にはステップ S 726 の処理により表示を「1」から「2」に更新するとともに、RWM に記憶されている設定値データを「0」から「1」に更新する。なお、図 101 の例では、ステップ S 724 において設定値「6」を表示している場合において、ステップ S 725 で設定変更スイッチ 536 が操作されたと判断したときはステップ S 726 の処理を飛ばしてステップ S 727 に進むものとする。

【1169】

ステップ S 727 では、設定値が上限を超えたか否かを判断する。たとえばステップ S 724 において設定値「6」を表示しており、ステップ S 725 で設定変更スイッチ 535 が操作されたと判断したときは、ステップ S 727 で上限値を超えたと判断する。これに対し、ステップ S 724 において設定値「1」～「5」を表示していた場合において、ステップ S 725 で設定変更スイッチ 536 が操作されたと判断したときは、ステップ S 727 では設定値の上限を超えたとは判断されない。

ステップ S 727 において設定値の上限を超えたと判断されたときはステップ S 728 に進み、上限を超えていないと判断したときはステップ S 729 に進む。

【1170】

ステップ S 728 では、基本設定値をセットする。すなわち、RWM の設定値データとして「0」を記憶し、設定値表示 LED 537 に「1」を表示する。そしてステップ S 729 に進む。

ステップ S 729 では、メイン制御基板 530 は、設定変更処理（設定変更状態）を終了する条件を満たしたか否かを判断する。本実施形態では、設定キースイッチ 535 がオフになったときに、設定変更処理を終了する条件を満たすと判断する。したがって、ステップ S 729 では、メイン制御基板 530 は、設定キースイッチ 535 がオンであるか否かを判断し、設定キースイッチ 535 がオンであると判断したときはステップ S 724 に戻り、オフであると判断したときはステップ S 730 に進む。

【1171】

ステップ S 730 では、設定値表示 LED 537 の設定値表示を非表示とする。

次にステップ S 731 に進み、メイン制御基板 530 は、サブ制御基板 540 に対し、設定変更終了コマンドを送信する。そして本フローチャートによる処理を終了する。

サブ制御基板 540 は、設定変更終了コマンドを受信したときは、設定変更終了音をスピーカ 542 から出力するとともに、設定変更が終了したことを示すために演出ランプ 541 の点灯処理を実行する。

【1172】

なお、ぱちんこ遊技機 500 における設定変更状態の終了タイミングは、

(1) ステップ S 729 で「Yes」と判断した時（設定キースイッチ 535 がオフになったことを検知した時）。

(2) ステップ S 730 において、設定値表示 LED 537 による設定値の表示を非表示にした時。

(3) ステップ S 731 において、設定変更の終了コマンドを送信した時。

のうちのいずれかに定めることが挙げられるが、第 19 実施形態（B）における設定変更状態の終了タイミングは、上記（1）の「設定キースイッチ 535 がオフになったことを検知した時」と定める。

なお、これに限らず、上記（2）や（3）を設定変更状態の終了タイミングに定めてもよい。

【1173】

図 102 は、ぱちんこ遊技機 500 における 1 遊技の流れを示すフローチャートである。

ぱちんこ遊技 500 において、1 遊技の開始タイミングは、以下のいずれかの 1 つとすることが挙げられる。

10

20

30

40

50

(1) 遊技球が発射装置 5 1 3 により遊技盤 5 0 4 の遊技領域に向けて発射された時。この場合には、遊技球が遊技領域内に到達していなくても、1 遊技が開始することとなる。

(2) 遊技球が発射装置 5 1 3 により遊技盤 5 0 4 の遊技領域に向けて発射され、遊技球が遊技領域内に進入した時。図 9 7 では図示を省略しているが、遊技領域の下側から左側を通り、左上までの範囲には、発射装置 5 1 3 により発射された遊技球を遊技領域内に案内するためのレールが設けられている。そして、遊技球がレールから外れた瞬間（遊技領域内に遊技球が進入した瞬間）を 1 遊技の開始時とする。

【1 1 7 4】

(3) 遊技球が遊技領域内に設けられた始動口 5 3 2 に入賞した時。又は、遊技球が遊技領域内に設けられた始動口 5 3 2 に入賞し、始動口スイッチ 5 3 3 がオンになった時。

以上のように、ぱちんこ遊技機 5 0 0 における 1 遊技の開始時として、どの時点を開始時とするかについては種々挙げられるが、本実施形態では、上記 (3) である「遊技球が始動口 5 3 2 に入った時」を、1 遊技の開始タイミングとする。

また、1 遊技の終了のタイミングは、特別図柄表示装置 5 3 1 の変動が終了し、特別図柄が停止表示された時とする。

【1 1 7 5】

ステップ S 7 4 1 において、メイン制御基板（メイン CPU）5 3 0 は、始動口 5 3 2 への遊技球の入賞があったか否か、すなわち始動口スイッチ 5 3 3 がオンになったか否かを判断し続ける。始動口スイッチ 5 3 3 がオンになったと判断したときはステップ S 7 4 2 に進む。

ステップ S 7 4 2 では、始動口スイッチ 5 3 3 がオンになったタイミングで、各種抽選処理を実行する。始動口スイッチ 5 3 3 がオンになったタイミングで乱数値が抽出され、抽出した乱数値に基づいて、大当たり抽選（大当たり又ははずれのいずれであるかの当否判定）、特別図柄抽選（特別図柄の停止図柄をどの図柄にするかの抽選）、変動パターン抽選（特別図柄の変動時間の抽選）を実行する。

【1 1 7 6】

次のステップ S 7 4 3 では、始動口 5 3 2 への入賞に基づく賞球処理（賞球の払出し処理）を実行する。ここでは、払出制御基板 5 2 0 が払出装置 5 2 4 を駆動制御し、所定数の遊技球を払い出す。

なお、ステップ S 7 4 2 において実行した各種抽選処理のうち、変動時間を含む少なくとも一部の抽選結果は、サブ制御基板 5 4 0 に送信される。サブ制御基板 5 4 0 は、今回遊技の抽選結果を受信すると、その抽選結果に対応するように、演出ランプ 5 4 1、スピーカ 5 4 2、及び画像表示装置 5 4 3 を制御する。

【1 1 7 7】

次にステップ S 7 4 4 に進み、メイン制御基板 5 3 0 は、ステップ S 7 4 2 における抽選結果に基づいて、特別図柄表示装置 5 3 1 による特別図柄の変動を開始する。なお、特別図柄表示装置 5 3 1 による特別図柄の変動は、その時点で、前回の特別図柄の変動が終了していることが条件であり、特別図柄の変動中であるときは、次の特別図柄の変動は保留され、現在変動中の特別図柄の変動が終了した後、次の特別図柄の変動が開始される。

【1 1 7 8】

また、ステップ S 7 4 5 では、サブ制御基板 5 4 0 は、画像表示装置 5 4 3 によって装飾図柄の変動を実行する。装飾図柄の変動は、今回遊技における演出の一部に相当するものとなる。

ここで、ステップ S 7 4 2 における大当たり抽選の結果を直接的に示す装置は、特別図柄表示装置 5 3 1 であり、特別図柄表示装置 5 3 1 による変動後の停止図柄には、大当たりに対応する特別図柄（たとえば「7」）と、はずれに対応する特別図柄（たとえば「ー」）とが設けられている。

【1 1 7 9】

さらに、特別図柄の変動に連動させる（シンクロする）ように、画像表示装置 5 4 3 により装飾図柄を変動させる。そして、大当たりに対応する特別図柄で停止するときは、装飾

10

20

30

40

50

図柄についてもたとえば「777」のような大当たりに対応する装飾図柄で停止させる。一方、はずれ（非当選）に対応する特別図柄で停止するときは、装飾図柄についてもはずれに対応する装飾図柄（大当たりに対応する装飾図柄以外の図柄）で停止させる。特別図柄表示装置531は、小さめの7セグメントディスプレイから構成されているが、装飾図柄を画像表示する画像表示装置543の画像表示領域は、特別図柄表示装置531の画像表示領域よりも大きく（たとえば遊技領域内で半分以上を占める大きさに）形成されている。これにより、遊技者は、装飾図柄の停止態様を見ることにより、今回遊技が大当たりであるか否かを確認することができる。

【1180】

ステップS745における装飾図柄の変動は、ステップS742における抽選で決定した変動時間以内となるように制御される。そして、装飾図柄の変動が終了するとステップS746に進み、メイン制御基板530は、抽選で決定した変動時間だけ特別図柄を変動させた後に、抽選で決定した停止図柄となるように特別図柄の変動を終了する。

次にステップS747に進み、特別図柄の停止後処理を実行する。停止後処理としては、たとえば今回遊技が大当たりとなった場合、特別遊技に移行するための処理等が挙げられる。

【1181】

ぱちんこ遊技機における第19実施形態（B）においても、スロットマシンにおける第19実施形態（A）と同様に、設定変更状態の終了後に設定変更終了音、及び設定変更の終了を示すランプの点灯を実行する。さらに、設定変更状態の終了と同時に遊技が開始されたと仮定したときに、当該遊技の終了前に、設定変更終了音の出力が終了するように構成されている。

上述したように、図101中、ステップS729で「Yes」と判断されたときに設定変更状態を終了したと仮定すると、その後、ステップS731で設定変更終了コマンドがサブ制御基板540に送信され、サブ制御基板540は、当該コマンドを受信すると、設定変更終了音のスピーカ542からの出力等を開始する。

【1182】

ステップS729で「Yes」と判断された時から、設定変更終了音（及び演出ランプ541による所定の点灯）の出力が開始されるまでの時間は、「0」msよりは長く、たとえばステップS729で「Yes」と判断された時から1割込み時間（ぱちんこ遊技機500の場合には、たとえば「4」ms）が経過したとき程度のタイミングである。換言すれば、ステップS729で「Yes」と判断された後、少なくとも1割込みを経過するまでは、設定変更終了音は出力されない。

そして、設定変更終了音は、第19実施形態（A）と同様に、「設定変更を終了します。」という音声を出力するものである。また、「設定変更を終了します」という音声の出力開始から出力終了までの時間を第19実施形態（A）と同様に「T01」とすると、時間「T01」は、第19実施形態（A）と同様に約「2000」ms程度に設定することが挙げられる。

【1183】

また、設定変更を終了したことを示す演出として、上記の設定変更終了音に加えて、演出ランプ541を所定の点灯態様で点灯する演出を実行する。

ここで、演出ランプ541による点灯を実行する場合には、少なくとも、大当たり時に演出ランプ541による点灯を実行する場合の点灯態様と同一にならないようにする。たとえば、大当たりとなったことを示す演出として、演出ランプ541のうち、ランプAを点灯態様aで点灯するように定めているとすると、設定変更を終了したことを示す演出として演出ランプ541を点灯する場合には、ランプA以外のランプを点灯することが挙げられる。この場合、ランプAと異なるランプを点灯させるのであれば、大当たりとなったことを示すときの点灯態様と同一態様であっても差し支えない。

【1184】

また、設定変更を終了したことを示す演出として演出ランプ541を点灯する場合には、

10

20

30

40

50

ランプ A を点灯することが挙げられる。この場合の点灯態様は、大当たりとなったことを示すときの点灯態様と異なる態様とする。

以上のように、設定変更を終了したことを示す演出として演出ランプ 5 4 1 の点灯を実行する場合には、大当たりとなったときの演出ランプ 5 4 1 の点灯態様と同一にならないようにする。これにより、設定変更を終了した後、すぐに遊技を開始した場合に、設定変更を終了したことを示す演出として演出ランプ 5 4 1 の点灯を実行しても、遊技者が、大当たりとなったと勘違いしてしまうことを防止することができる。

【1185】

さらにまた、設定変更を終了したことを示す演出ランプ 5 4 1 の点灯パターンと、大当たりとなったときの演出ランプ 5 4 1 の点灯パターンとを異ならせ、両者が混同しないようにすることが好ましい。換言すれば、設定変更を終了したことを示す演出ランプ 5 4 1 の点灯パターンは、他の演出には使用されない（又は使用頻度が極めて低い）点灯パターンに設定し、当該点灯パターンを見れば、設定変更の終了を意味する演出であると理解できるようにすることが好ましい。

さらに、演出ランプ 5 4 1 については、設定変更を終了したことを示す点灯パターンと大当たりとなったときの点灯パターンとを同一にしてもよいが、演出ランプ 5 4 1 以外の他のランプについては、設定変更を終了したことを示す点灯パターンと大当たりとなったときの点灯パターンとを異ならせてもよい。

具体的には、たとえば、設定変更を終了したことを示す場合には演出ランプ 5 4 1 及び前記他のランプを全点灯させ、大当たりとなったときは、演出ランプ 5 4 1 を点灯させるが、前記他のランプを点灯させないようにすることが挙げられる。このようにすれば、演出ランプ 5 4 1 及び前記他のランプ（遊技機全般のランプ）の点灯パターンを確認することにより、管理者は、どの状態であるかを把握することができる。

【1186】

さらに、設定変更を終了したことを示す演出として演出ランプ 5 4 1 を点灯するときは、原則として、設定変更終了音と同時に出力することが挙げられる。ただし、これに限らず、設定変更終了音を出力する前に演出ランプ 5 4 1 の点灯演出を開始してもよい。あるいは、設定変更終了音の出力を開始した後、設定変更終了音の出力を終了する前に、演出ランプ 5 4 1 の点灯演出を開始してもよい。さらには、設定変更終了音の出力を終了した後、演出ランプ 5 4 1 の点灯演出を開始してもよい。

なお、第 19 実施形態（B）では、設定変更終了音の出力開始時と同時に、設定変更を終了したことを示す演出ランプ 5 4 1 の点灯を実行するものとする。

【1187】

また、設定変更を終了したことを示す演出ランプ 5 4 1 の点灯時間を、第 19 実施形態（A）と同様に「T02」とすると、

$T01 > T02$

$T01 = T02$

$T01 < T02$

のいずれであってもよいが、本実施形態では、「 $T01 < T02$ 」であるものとする。たとえば時間「T01」が上述したように、約「2000」ms 程度に設定したときは、時間「T02」は、たとえば約「2500」ms～約「4000」ms に設定することが挙げられる。

【1188】

次に、設定変更状態を終了した後、できる限り早く遊技を開始した場合について説明する。なお、本実施形態では、設定変更状態中は、発射装置 5 1 3 を作動させて遊技球を遊技領域内に打ち出すことができないように構成されているものとする。したがって、少なくとも、設定キースイッチ 5 3 5 をオフにしない限り、遊技球を遊技領域内に打ち出すことはできない。

【1189】

ただし、これに限らず、設定変更状態中であっても、発射装置 5 1 3 を作動させて遊技球

10

20

30

40

50

を遊技領域内に打ち出すこと自体は可能となるように構成してもよい。この場合、設定変更状態中にいずれかの入賞口に遊技球が入賞したときであっても、賞球の払出しを行わないように制御することが挙げられる。また仮に、始動口532に遊技球が入賞したときであっても、大当たり抽選は実行せず、かつ特別図柄表示装置531の変動や、画像表示装置543による装飾図柄の変動を実行しないことが挙げられる。

【1190】

設定変更状態では、上述したように少なくとも前枠502を開放しているが、まず第1に、前枠502を開放した状態であっても遊技可能であると仮定した場合について説明する。そして、遊技の開始のタイミングは、上述したように、遊技球が始動口532に入賞したときとする。

まず、遊技を開始するまでの準備時間を、「T21」とすると、遊技球を発射装置513内の発射可能位置まで案内し、前記発射可能位置から遊技球を打ち出し、始動口532に入賞するまでの時間の合計が時間「T21」となる。

この場合、時間「T21」は、約「2000」ms程度であると考えられる。

なお、上記仮定では、発射装置513から発射された遊技球の最初の1球目が始動口532に入賞するものと仮定する。

【1191】

遊技球が始動口532に入賞すると、図102中、ステップS741で「Yes」と判断され、その後、特別図柄の変動を開始し（ステップS744）、決定された変動時間だけ特別図柄が変動した後、特別図柄の変動を停止する（ステップS746）。ここで、図102中、ステップS741で「Yes」と判断された時から、ステップS746の処理を終了するまでの時間が、1遊技時間となり、この1遊技時間を「T22」とする。

まず、保留球を有さない状態において始動口532に遊技球が入賞したときに、1遊技時間「T22」は、たとえば約「10000」～「30000」ms程度の範囲の中から決定されるものとする。したがって、1遊技時間「T22」の最短時間は、「10000」msとなる。

【1192】

なお、たとえば保留球が所定数（たとえば3個）以上となったときに、特別図柄の変動時間を短縮することにより、時間効率を高める短縮機能が知られているが、本実施形態では、設定変更状態の終了後の状態であるので、保留球は有さない。したがって、1遊技時間「T22」において、特別図柄の変動時間の短縮機能は考慮しないものとする。

【1193】

以上より、設定変更状態を終了してから直ちに遊技を開始したときに要する時間は、「T21+T22」となる。

そして、「T21+T22」の最短時間は、約「12000」ms程度となる。

よって、

$T01$ （設定変更終了音の出力時時間） $< T21 + T22$ （遊技を開始するための準備時間+1遊技の最短時間）

となる。

【1194】

さらにまた、設定変更状態の終了直後から（設定変更終了音の出力開始とともに）演出ランプ541により設定変更を終了したことを示す点灯を実行する場合も、演出ランプ541の点灯時間T02と、「T21+T22」との関係は、

$T02$ （約「2500」～「4000」ms） $< T21 + T22$

となる。

これにより、設定変更状態を終了した場合に直ちに遊技を開始したときであっても、1遊技を終了する前に、設定変更終了音の出力が終了し、かつ、設定変更の終了を示す演出ランプ541の点灯の終了していることとなる。

図96は、このときの時間関係を示している。

【1195】

また、上記の1遊技は、設定変更状態の終了後、前枠502を閉じるための時間や、前枠502を閉じた後に枠オープンエラーを解消するための操作時間を考慮していない。

スロットマシン10と同様に、設定変更状態を終了したときは、少なくとも、前枠502は開放状態にあるはずである。したがって、設定変更状態を終了しても、ぱちんこ遊技機500は、枠開放エラーを検知し、エラー報知を行う。枠開放エラーを報知しているときは、遊技を開始することはできない。なお、枠開放エラーとなっているときは、第1に、発射装置513を作動させないことが挙げられる。また第2に、発射装置513は作動可能な状態にあるが、始動口532に遊技球が入賞しても（始動口スイッチ533により遊技球が検知されても）、遊技を開始しない（抽選処理を実行しない、特別図柄表示装置531の変動を開始しない、賞球を払い出さない）ことが挙げられる。

10

【1196】

枠開放エラーを解除するためには、前枠502を閉じ、枠開放スイッチ523をオフにする。さらに、キー挿入口521にキーを差し込み、所定の操作を行うことで、枠開放エラーを解消する（エラー報知を終了させる）。したがって、設定変更状態の終了後、遊技を開始するまでの準備時間「T21」には、前枠502を閉じ、キーを挿入して枠開放エラーを解除する操作時間が含まれる。設定変更状態の終了後、前枠502を閉じ、枠開放スイッチ523をオフにすることにより、枠開放エラーを解消するまでの時間を「T20」とすると、

$T01$ （設定変更終了音の出力時間） $< T20 + T21 + T22$

$T02$ （演出ランプ541の点灯時間） $< T20 + T21 + T22$

20

となる。

【1197】

なお、上記の例では、設定キースwitch535がオフになったときに設定変更状態を終了する例を示したが、これに限らず、前枠502を閉じ（枠開放スイッチ523をオフにし）、枠開放エラーの解除操作（キー挿入口521にキーを挿入し、所定方向に回転させる等の操作）を行ったことを条件に、設定変更状態を終了することも可能である。この場合には、前枠502を閉じ、枠開放エラーの解除操作の終了時に、設定変更状態が終了し、設定変更終了音の出力を開始する。なお、前枠502を閉じることにより、枠開放スイッチ523がオフになったことを条件に（枠開放エラーの解除操作を行うことなく）、設定変更状態を終了してもよい。この場合には、枠開放スイッチ523がオフになったときに設定変更状態を終了し、設定変更終了音を出力する。

30

【1198】

したがって、前枠502を閉じ、かつ枠開放エラーを解除したときに設定変更状態が終了する仕様の場合であっても、上述したように、設定変更終了後から1遊技を終了するまでの時間「T21+T22」よりも、設定変更終了音の出力時間「T01」の方が短いので、設定変更終了直後の1遊技を終了する前に、設定変更終了音の出力が終了していることとなる。

【1199】

以上は、1遊技時間「T22」を最短時間で終了する場合である。

一方、これに限らず、設定変更終了音の出力時間「T01」と、設定変更終了後から1遊技を終了するまでの時間「T21+T22」との関係は、以下のように種々設定することができる。

40

（1）設定変更終了音の出力時間「T01」を、大当たり抽選ではずれ（非当選）となったときの平均の1遊技時間「T22」と、準備時間「T21」との合計時間よりも短く設定する。

たとえば、はずれとなったときの特別図柄表示装置531の変動時間が、「T22（min1）」～「T22（max1）」の範囲であり、その平均時間を「T22（avg1）」とすると、

$T01 < T21 + T22（avg1）$

に設定することが挙げられる。

50

【1200】

(2) 設定変更終了音の出力時間「T01」を、大当たり抽選で大当たりとなったときの平均の1遊技時間「T22」と、準備時間「T21」との合計時間よりも短く設定する。たとえば、大当たりとなったときの特別図柄表示装置531の変動時間が、「T22 (min2)」～「T22 (max2)」の範囲であり、その平均時間を「T22 (avg2)」とすると、

$$T01 < T21 + T22 (avg2)$$

に設定することが挙げられる。

【1201】

<第20実施形態>

第20実施形態は、制御基板の基板ケースに関するものである。

制御基板を収容する基板ケースとしては、観音開き方式とスライド方式とが知られているが、第20実施形態は、スライド方式の基板ケースである。

スライド方式は、観音開き方式と比べて、制御基板の露出する面積が小さくなるので、その分だけ、不正アクセスされるポイントを少なくすることができる。

また、第20実施形態では、上ケース560にメイン制御基板530が固定された状態で、上ケース560と下ケース570とがスライド移動する構造としている。このため、スライド移動時に露出するメイン制御基板530の面は、ハンダ面である。

なお、制御基板において、CPU、コネクタその他の電子部品が搭載される面を「部品面」と称し、電子部品の足がハンダ付けされる面を「ハンダ面」と称する。

【1202】

第20実施形態では、ぱちんこ遊技機500において、メイン制御基板530を収容するための基板ケース550を例に挙げる。ただし、これに限らず、第20実施形態の基板ケース550は、ぱちんこ遊技機500において、メイン制御基板530に限らず、払出制御基板520やサブ制御基板540、その他のCPUを搭載した制御基板であってセキュリティ性を必要とする制御基板を収容するケースに適用することができる。

【1203】

さらに、第20実施形態の基板ケース550は、ぱちんこ遊技機500の制御基板に限らず、スロットマシン10のメイン制御基板50、サブ制御基板80、その他のCPUを搭載した制御基板であってセキュリティ性を必要とする制御基板を収容するケースに適用することができる。

具体的には、スロットマシン10のメイン制御基板50を、ぱちんこ遊技機500におけるメイン制御基板530と同一又は類似する形状に形成し、第20実施形態の基板ケース550（上ケース560及び下ケース570）に収容することができる。

なお、第2実施形態（図9及び図10）で示した基板ケース56は、ぱちんこ遊技機500のメイン制御基板530その他の制御基板にも適用することができる。さらに、第2実施形態及び第20実施形態は、単独で実施してもよいが、第2実施形態と第20実施形態とを同時に実施することも可能である。

【1204】

図103は、基板ケース550（上ケース560及び下ケース570）とメイン制御基板530とを、前側から見た分解斜視図である。また、図104は、基板ケース550（上ケース560及び下ケース570）とメイン制御基板530とを、後側から見た分解斜視図である。

さらにまた、図105は、基板ケース550内にメイン制御基板530が収容された状態を前側から見た外観斜視図である。さらに、図106は、基板ケース550内にメイン制御基板530が収容された状態を前側から見た正面図である。また、図107は、基板ケース550内にメイン制御基板530が収容された状態を後（裏）側から見た正面図である。

【1205】

ここで、「前側」とは、メイン制御基板530の部品面側を指し、「後（裏）側」とは、

10

20

30

40

50

メイン制御基板 530 のハンダ面を指す。

また、「上ケース 560」における「上」とは、メイン制御基板 530 の部品面側を指し、「前側ケース（又はカバー）」や、「部品面側ケース（又はカバー）」と称してもよい。さらにまた、「下ケース 570」における「下」とは、メイン制御基板 530 のハンダ面側を指し、「後（裏）側ケース（又はカバー）」や、「ハンダ面側ケース（又はカバー）」と称してもよい。

さらに、図 103 及び図 106 では、上ケース 560 にカバー 561 が取り付けられた状態を示しており、図 105 では、カバー 561 を除いた上ケース 560 を図示している。

【1206】

メイン制御基板 530 には、図 103 に示すように、上述した設定変更（リセット）スイッチ 536 と、設定キー挿入口 534 とを備える。さらに、他の基板、電子部品、又は電子機器とハーネス接続するためのコネクタ 539a～539h を備える。図 103 等の第 20 実施形態で示す各種部品は例示であり、これらに限定されるものではない。

また、メイン制御基板 530 の四隅には、メイン制御基板 530 を上ケース 560 に取り付ける（固定する）ときにねじ止めするための穴 530a が形成されている。

【1207】

一方、上ケース 560 には、図 103 及び図 104 に示すように、メイン制御基板 530 のコネクタ 539a～539h、設定変更（リセット）スイッチ 536、及び設定キー挿入口 534 がそれぞれ適切な隙間を有して通過（通り抜け）可能な開口部 563a～563i が形成されている。

また、上ケース 560 において、メイン制御基板 530 が取り付けられたときに設定変更（リセット）スイッチ 536 及び設定キー挿入口 534 が露出する部分には、カバー 561 が開閉自在に取り付けられている。なお、本実施形態では、カバー 561 の開閉をセンサ等で検知することはないが、カバー 561 の開閉をセンサで検知することも可能である。そして、当該センサがオン（カバー 561 が開放状態）となっていることを条件として設定変更状態に移行可能としたり、当該センサがオン（カバー 561 が開放状態）となっていることを条件として設定変更状態を終了可能としてもよい。

【1208】

上ケース 560 及び下ケース 570 の一端側、具体的には、図 103 中、前側から見て左縁部には、それぞれかしめ部 562 及び 572 が設けられている。かしめ部 562 及び 572 は、それぞれ、上ケース 560 と下ケース 570 とが嵌合した状態において、両者を封止する（かしめる）ときに用いられるものである。封止した（かしめた）後は、上ケース 560 側のかしめ部 562 を破壊しなければ、上ケース 560 と下ケース 570 との嵌合を解除することができない。

さらにまた、図 103 中、前側から見て、上ケース 560 及び下ケース 570 の前記一端側（それぞれかしめ部 562 及び 572 が設けられた側）と反対側端部には、側壁 565 及び 571 が設けられている。これらの側壁 565 及び 571 は、上ケース 560 と下ケース 570 とを嵌合させたときは、当接するようになる。

【1209】

図 104 において、上ケース 560 の裏側には、ボス 564（4 個）が設けられている。図 104 では、2 個のボス 564 が見えている。4 個のボス 564 の配置間隔は、メイン制御基板 530 の 4 個の穴 530a の配置間隔と同一となっている。さらに、ボス 564 には、ねじ穴が形成されている。

図 104 に示す状態において、メイン制御基板 530 を上ケース 560 の裏側に当てると、メイン制御基板 530 の 4 個の穴 530a と、上ケース 560 の 4 個のボス 564 のねじ穴とが重なる。

【1210】

さらにこの状態では、メイン制御基板 530 のコネクタ 539a は、上ケース 560 の開口部 563a を貫通してそのコネクタ面が上ケース 560 の前側に露出する。

同様にして、メイン制御基板 530 のコネクタ 539b 及び 539c は、上ケース 560

10

20

30

40

50

の開口部 5 6 3 b を貫通してそのコネクタ面が上ケース 5 5 0 の前側に露出する。

また、メイン制御基板 5 3 0 のコネクタ 5 3 9 d、5 3 9 e、5 3 9 f は、それぞれ、上ケース 5 6 0 の開口部 5 6 3 c、5 6 3 d、5 6 3 e を貫通してそのコネクタ面が上ケース 5 6 0 の前側に露出する。

【1 2 1 1】

さらにまた、メイン制御基板 5 3 0 のコネクタ 5 3 9 g、5 3 9 h は、それぞれ、上ケース 5 6 0 の開口部 5 6 3 f、5 6 3 g を貫通してそのコネクタ面が上ケース 5 6 0 の前側に露出する。

このようにして、メイン制御基板 5 3 0 上に設けられたすべてのコネクタは、上ケース 5 6 0 に形成された開口部を貫通して上ケース 5 6 0 の前側に露出する。図 1 0 5 及び図 1 0 6 は、このときの状態を示している。

10

また、この場合の各コネクタ 5 3 9 a ~ 5 3 9 h と各開口部 5 6 3 a ~ 5 6 3 g との間の隙間は、いずれも、適切な隙間となるように設定されており、各コネクタ 5 3 9 a ~ 5 3 9 h が各開口部 5 6 3 a ~ 5 6 3 g を抵抗なく貫通することができ、かつ、貫通後は各コネクタ 5 3 9 a ~ 5 3 9 h と各開口部 5 6 3 a ~ 5 6 3 g との間に必要以上の隙間ができないように（たとえばコネクタと開口部との間の隙間が設計値で「0.5」mm程度に）構成されている。これにより、コネクタと開口部との間の隙間を利用してゴト行為を行うことが困難に構成されている。

【1 2 1 2】

さらにまた、メイン制御基板 5 3 0 の設定変更（リセット）スイッチ 5 3 6 及び設定キー挿入口 5 3 4 は、それぞれ、上ケース 5 6 0 に形成された開口部 5 6 3 h 及び 5 6 3 i を貫通して上ケース 5 6 0 の前側から接触（アクセス）可能に配置される（図 1 0 5 参照）、ただし、これらの設定変更（リセット）スイッチ 5 3 6 及び設定キー挿入口 5 3 4 上には、図 1 0 3 及び図 1 0 6 に示すようにカバー 5 6 1 が取り付けられるので、前側に露出はしていない。ただし、カバー 5 6 1 を含む基板ケース 5 5 0（上ケース 5 6 0 及び下ケース 5 7 0）は透明樹脂から形成されており、カバー 5 6 1 の外側から設定変更（リセット）スイッチ 5 3 6 及び設定キー挿入口 5 3 4 が目視で確認可能となっている。

20

以上の状態において、メイン制御基板 5 3 0 のハンダ面側から穴 5 3 0 a（4 か所）にねじを挿入し、上ケース 5 6 0 のボス 5 6 4 にねじ止めすれば、メイン制御基板 5 3 0 は、上ケース 5 6 0 に固定される。

30

【1 2 1 3】

これにより、上ケース 5 6 0 と下ケース 5 7 0 とを嵌合させるときも、メイン制御基板 5 3 0 は、上ケース 5 6 0 と一体となって移動する。

このように、上ケース 5 6 0 と下ケース 5 7 0 とを嵌合させる前に、メイン制御基板 5 3 0 を上ケース 5 6 0 に固定する構造であるので、上ケースと下ケース 5 7 0 とを嵌合させるときは、上ケース 5 6 0 とメイン制御基板 5 3 0 との相対移動はない。よって、上ケース 5 6 0 側に、メイン制御基板 5 3 0 の各コネクタ 5 3 9 a ~ 5 3 9 h の外形よりもわずかに大きい各開口部 5 6 3 a ~ 5 6 3 g を形成し、当該各開口部 5 6 3 a ~ 5 6 3 g を各コネクタ 5 3 9 a ~ 5 3 9 h が貫通する構造とすることにより、各コネクタ 5 3 9 a ~ 5 3 9 h と各開口部 5 6 3 a ~ 5 6 3 g との間に必要以上の隙間が生じない構造とすることができる。たとえば、上ケース 5 6 0 と下ケース 5 6 7 0 とを嵌合させた後、ゴト行為により上ケース 5 6 0 と下ケース 5 7 0 との位置関係をずらすような行為をしても、上ケース 5 6 0 とメイン制御基板 5 3 0 とは、相対的にずれないので、たとえば各コネクタ 5 3 9 a ~ 5 3 9 h と各開口部 5 6 3 a ~ 5 6 3 g との間の隙間を大きくするようなことはできない。これにより、ゴト行為を抑制することができる。

40

【1 2 1 4】

次に、メイン制御基板 5 3 0 を取り付けた上ケース 5 6 0 と、下ケース 5 7 0 との嵌合方法について説明する。

図 1 0 8 は、上ケース 5 6 0 と下ケース 5 7 0 との嵌合状態を示す側面の断面図であり、（a）は仮嵌合状態（スライド移動前）を示し、（b）は本嵌合状態（スライド移動後）

50

を示す。

図108では、図面の見やすさを考慮して断面領域にハッチングを施していない。また、図中、上ケース560を実線で示し、下ケース570を2点鎖線で図示している。

図103及び図104、並びに図108に示すように、上ケース560には側壁565が設けられており、下ケース570には側壁571が設けられている。

【1215】

また、図103及び図104、並びに図108に示すように、上ケース560のうち、長手方向の下端縁（下ケース570側）を下縁560aと称する。また、下ケース570のうち、長手方向の端縁を外縁570aと称する。

上ケース560と下ケース570とを重ね合わせると、図108(a)に示す位置関係で重なり合うように、上ケース560及び下ケース570の形状が形成されている。上ケース560と下ケース570とを重ね合わせると、上ケース560の下縁560aと、下ケース570の外縁570aとが当接するように形成されている。この位置を「仮嵌合状態」と称する。仮嵌合状態では、上ケース560の側壁565と、下ケース570の側壁571との間の隙間Lが、数十mm程度（たとえば「10」～「30」mm程度）となるように形成されている。

また、仮嵌合状態では、いつでも上ケース560と下ケース570とを分離させることができる。換言すれば、図108(a)に示す状態において、下ケース570に対し、上ケース560を、部品等が干渉することなく下ケース570から遠ざかる方向に移動させることができる。

【1216】

図109は、仮嵌合状態において、下ケース570側から、側壁565及び側壁571近傍を見た平面図である。

仮嵌合状態では、図109に示すように、上ケース560と下ケース570とが、隙間Lを有しているため、この隙間Lから、メイン制御基板530のハンダ面の一端部が見えている。ここで、メイン制御基板530のコネクタ中、コネクタ539gの足をコネクタ足539g'とし、コネクタ539hの足をコネクタ足539h'とすると、これらのコネクタ足539g'、及び539h'は、それぞれ長手方向に2列の足となっている（図104参照）。

そして、仮嵌合状態では、図109に示すように、コネクタ足539g'、及び539h'の外側の一列のみが露出するように形成されている。換言すれば、仮嵌合状態においても、コネクタ足539g'、及び539h'のすべては露出せず、一部のみが露出する構造となっている。

【1217】

そして、図108(a)の仮嵌合状態から、上ケース560に対して、下ケース570をスライド移動が可能に構成されている。なお、スライド移動の方向は、基板ケース550の長手方向であり、図108(a)中、左方向である。

上ケース560に対して下ケース570をスライド移動させるときは、スライド移動の終点まで、上ケース560及びメイン制御基板530と下ケース570とが干渉することなく移動可能である。そして、図108(b)に示すように、上ケース560の側壁565と、下ケース570の側壁571とが当接する位置までスライド移動させることができる。この図108(b)の状態が本嵌合状態となる。なお、図107では、上ケース560の側壁565と、下ケース570の側壁571とが当接している状態（本嵌合状態）を示している。

【1218】

本嵌合状態になると、上ケース560及び下ケース570にそれぞれ形成された係合部材（図示せず）が係合する。これにより、下ケース570に対し、上ケース560を、下ケース570から遠ざかる方向に移動させることができなくなる。ただし、この状態において、上ケース560に対して下ケース570を、上記とは逆にスライド移動させることが可能であり、逆方向のスライド移動により、いつでも本嵌合状態から仮嵌合状態に戻すこ

10

20

30

40

50

とができる。

【1219】

図108(a)に示す仮嵌合状態では、上ケース560のかしめ部562と、下ケース570のかしめ部572とは、上下方向において位置がずれているが、図108(b)に示す本嵌合状態では、上ケース560のかしめ部562と、下ケース570のかしめ部572とが重なり合い、両者を用いてかしめが可能な状態となる。この位置でかしめ部562とかしめ部572とをかしめると、その後は上ケース560のかしめ部562を切断(破壊)しない限り、本ケース560と下ケース570とを分離したり、上ケース560に対して下ケース570をスライド移動させ、図108(a)に示す仮嵌合状態に戻したりすることはできなくなる。

10

【1220】

しかし、何らかの方法で、上ケース560に対して下ケース570をスライド移動させて仮嵌合状態に戻し、メイン制御基板530のハンダ面を露出させるゴト行為が考えられる。これに対し、図109に示すように、コネクタ足のすべてが露出せず、コネクタ足の一部のみが露出するようにすれば、ゴト行為を困難にすることができる。

また、仮嵌合状態であっても、すべてのコネクタ足が露出するわけではなく、第20実施形態の例では、露出するコネクタ足は、コネクタ足539g'及び539h'であり、それ以外のコネクタ539a、539b、539c、539d、539e、539gの足は露出しない。

【1221】

基板ケース550にスライド方式を採用した場合、スライド方向は基板ケースの長手方向となるのが通常である。この場合、スライド移動量が、露出するコネクタの足の数と関係する。

20

本実施形態では、図103に示すように、メイン制御基板530の外周縁近傍にコネクタを配置している。たとえばコネクタをメイン制御基板530の中央部に設けたとすると、当該コネクタに対応する上ケース560の開口部は、4辺が側壁に囲まれた略「口」字状にならざるを得ない。しかし、4辺が側壁に囲まれた略口字状の内部にコネクタを配置すると、コネクタの抜き差しが困難となる。そこで、本実施形態では、図103に示すように、メイン制御基板530の外周縁近傍にコネクタ539a～539hを配置している。

【1222】

具体的には、図103中、メイン制御基板530の左縁近傍にコネクタ539aを配置し、上縁近傍にコネクタ539b、539c、539d、539e、539fを配置し、右縁近傍にコネクタ539g、539hを配置した。

30

そして、上ケース560のコネクタ用の開口部563は、いずれも、少なくとも外側には壁がない構造としている。たとえば、コネクタ539aを貫通させる開口部563aの周囲は、図105に示すように、図中、左側(外側)には側壁を有さない略凹状の形状となっている。

また、コネクタ539b及び539cを貫通させる開口部563bの周囲は、図105に示すように、図中、上側(外側)には側壁を有さない略凹状の形状となっている。

【1223】

さらにまた、コネクタ539d、539e及び539fをそれぞれ貫通させる開口部563c、563d及び563eの周囲は、図105中、上側及び右側(外側)には側壁を有さない略L状の形状となっている。

40

さらに、コネクタ539g及び539hをそれぞれ貫通させる開口部563f及び563gの周囲は、図105に示すように、図中、左側(内側)にのみ側壁を有する形状となっている。これにより、コネクタの抜き差しを容易とする形状となっている。

【1224】

さらに、メイン制御基板530に対して上記のようにコネクタを配置した場合において、本実施形態のように下ケース570をスライド移動させるときは、最初に露出するコネクタの足は、コネクタ539g及び539hの足(539g'及び539h')である。

50

さらに、本実施形態よりもスライド移動量を大きくとったときは、次にコネクタ 5 3 9 f の足が露出するようになる。

【1 2 2 5】

そこで本実施形態では、メイン制御基板 5 3 0 のコネクタのうち、コネクタ 5 3 0 a ~ 5 3 9 f については、上ケース 5 0 6 に対して下ケース 5 7 0 をスライド移動させても、コネクタの足が露出しないようにした。なお、たとえば図 1 0 5 において、コネクタ 5 3 9 d、5 3 9 e 及び 5 3 9 f のコネクタ群を、図中、さらに左側に寄るように（コネクタ 5 3 9 b 及び 5 3 9 c に近づくように）配置すれば、本実施形態以上にスライド移動量を設けても、コネクタ 5 3 9 f の足が露出しないように構成することができる。

【1 2 2 6】

また、本実施形態のように上ケース 5 6 0 に対して下ケース 5 7 0 をスライド移動させるときは、図 1 0 5 中、メイン制御基板 5 3 0 の右縁近傍に配置したコネクタ 5 3 9 g 及び 5 3 9 h の足が露出しやすくなる。そこで、本実施形態では、上ケース 5 6 0 に対してして下ケース 5 7 0 をスライド移動させたときは、コネクタ 5 3 9 g 及び 5 3 9 h の足（コネクタ足 5 3 9 g ' 及び 5 3 9 h ' ）は露出してしまいが、足のすべてが露出するのではなく、足の一部が露出するにとどまるようにして、ゴト行為が少しでも困難となるように構成している。

【1 2 2 7】

スライド移動により少なくとも一部の足が露出するコネクタ数は、できる限り少ないことが好ましい。

また、1つのコネクタの足の列数を「N（Nは、2以上の整数）」としたとき、露出する足の数は、「N-1」以下とする（すなわち、すべてが露出しない）ことが好ましい。さらにまた、コネクタの足の列数が「1」である場合においては、当該コネクタの足は露出しないように構成することが好ましい。

あるいは、コネクタのピン数が「N」個、すなわちコネクタの足の数が「N」個である場合において、「N」個のピンのうち、第「n」（「n」≤「N-1」）番目のピンまでは露出するが、「n+1」番目以降のピンは露出しないように構成する（すなわち、全ピンが露出しないように構成する）ことが挙げられる。

さらに、コネクタのピンのうち、基準となる1本のピンは少なくとも露出しないように構成することが挙げられる。少なくとも1本のピンが露出しないようにすれば、すべてのピンが露出している場合よりも、ゴト行為を困難にすることができる。

【1 2 2 8】

また、メイン制御基板がぱちんこ遊技機 5 0 0 におけるメイン制御基板 5 3 0 である場合に、図 9 9 に示すように、メイン制御基板 5 3 0 は、払出制御基板 5 2 0、特別図柄表示装置 5 3 1、始動口スイッチ 5 3 3、サブ制御基板 5 4 0 等と電氣的に接続されるため、これらの基板や電子部品等と接続される。接続は、リード線を用いて行われる。また、複数本のリード線が1つにまとめられてハーネスとされ、ハーネス端部にコネクタ端子を取付け、このコネクタ端子とメイン制御基板 5 3 0 上のコネクタとが接続される。

ここで、メイン制御基板 5 3 0 に接続されるリード線のうち、セキュリティ性を特に担保すべきリード線は、始動口スイッチ 5 3 3 の信号（抽選に係る信号）が入力されるリード線である。したがって、始動口スイッチ 5 3 3 の信号が入力されるコネクタについては、スライド移動させてもそのコネクタ足が露出しない（少なくとも1つの足列が露出しない、あるいは少なくとも1ピンが露出しない）ように構成することが好ましい。

【1 2 2 9】

さらに、払出制御基板 5 2 0 と接続されるコネクタについても、払出しゴトを防止する観点から、スライド移動させてもそのコネクタ足が露出しない（少なくとも1つの足列が露出しない、あるいは少なくとも1本のピンが露出しない）ように構成することが好ましい。さらには、メイン制御基板 5 3 0 に電力を供給するリード線（電源基板 5 1 0 とメイン制御基板 5 3 0 とが直接接続している場合には、電源基板 5 1 0 と接続されるリード線）、サブ制御基板 5 4 0 と接続しているリード線、及び外部信号を出力するための基板と接続

10

20

30

40

50

しているリード線がそれぞれ接続される各コネクタについても、少なくとも1つの足列が露出しない、あるいは少なくとも1ピンが露出しないように構成することが好ましい。

【1230】

一方、メイン制御基板がスロットマシン10におけるメイン制御基板50である場合には、図1に示すように、メイン制御基板50は、メダルセクタ、各種操作スイッチ、電源スイッチ11、メダル数表示装置、図柄表示装置、メダル払出し装置等と電氣的に接続されている。

そして、メイン制御基板50に接続されるリード線のうち、セキュリティ性を特に担保すべきリード線は、スタートスイッチ41の信号（抽選に係る信号）が入力されるリード線である。したがって、スタートスイッチ41の信号が入力されるリード線が接続されるコネクタについては、スライド移動させてもそのコネクタ足が露出しない（少なくとも1つの足列が露出しない、あるいは少なくとも1ピンが露出しない）ように構成することが好ましい。

【1231】

さらにまた、投入センサ44の信号が入力されるリード線についても、クレジットゴトを防止する観点から、セキュリティ性を必要とする。したがって、投入センサ44の信号が入力されるリード線が接続されるコネクタについては、スライド移動させてもそのコネクタ足が露出しない（少なくとも1つの足列が露出しないか、あるいは少なくとも1本のピンが露出しない）ように構成することが好ましい。

【1232】

さらに、メダル払出し装置と接続しているリード線、具体的にはホッパーモータ36の駆動信号を出力するためのリード線や、払出しセンサ37からの信号が入力されるリード線が接続される各コネクタについても、払出しゴトを防止する観点から、スライド移動させてもそのコネクタ足が露出しない（少なくとも1つの足列が露出しないか、あるいは少なくとも1本のピンが露出しない）ように構成することが好ましい。

その他、ぱちんこ遊技機500の場合と同様に、電源に関するリード線を有するコネクタ、サブ制御基板80と接続しているリード線を有するコネクタ、及び外部信号を送信するための基板と接続しているリード線がそれぞれ接続される各コネクタについても、少なくとも1つの足列が露出しないか、あるいは少なくとも1ピンが露出しないように構成することが好ましい。

【1233】

<第21実施形態>

第21実施形態は、リード線（「信号線」ともいう。）の太さ（径）に関するものである。第21実施形態では、始動に関するリード線を最も細くし、かつ、始動に関するリード線を有するコネクタ端子内に、始動に関するリード線と同一太さを有する他のリード線を少なくとも1本以上設け、かつ始動に関するリード線よりも太いリード線を少なくとも1本以上設けることにより、始動に関するリード線を特定しにくくし、ゴト行為（不正に始動させること、又は意図的なタイミングで始動させること）を抑制するものである。

【1234】

ここで、ぱちんこ遊技機500において、始動に関するリード線は、始動口スイッチ533とメイン制御基板530とを接続するリード線に相当する。

また、スロットマシン10において、始動に関するリード線は、スタートスイッチ41とメイン制御基板50とを接続するリード線に相当する。

なお、「始動に関するリード線」は、実際には、2本から構成され、そのうちの1本が始動信号線となり、他の1本がGND線となる。そして、本実施形態では、始動信号線を「始動に関するリード線」と称し、GND線は含まないものとする。ただし、始動に関するリード線以外のリード線には、当該GND線を含めてもよいものとする。

【1235】

図110は、メイン制御基板530のコネクタ539b～539hに対し、それぞれ、ハーネスB～Hが接続された状態を示す平面図である。

10

20

30

40

50

なお、図 110 では、基板ケース 550 の図示を省略している。また、図 110 では、メイン制御基板 530 を例示しているが、メイン制御基板 530 に限らず、メイン制御基板 50 にも適用することができる。換言すれば、第 21 実施形態は、スロットマシン 10 及びぱちんこ遊技機 500 のいずれにも適用することができる。

また、ハーネス B～H の先端にそれぞれ取り付けられたコネクタ端子を、それぞれ「ハーネス B コネクタ端子」～「ハーネス H コネクタ端子」と称する。

【1236】

コネクタ 539a は、通常は、ケーブル等が接続されていないコネクタである。コネクタ 539a は、遊技機の取締役当局が照合装置を用いて CPU、ROM、RWM 内部に記憶されたデータを確認するとき等に、当該照合装置と接続されるコネクタである。

また、コネクタ 539b～539h は、メイン制御基板 530 に搭載されている凹コネクタであり、これらと、それぞれ、ハーネス B コネクタ端子～ハーネス H コネクタ端子（凸コネクタ）が接続されている。

また、図 111 は、各ハーネス B～H と、ハーネス B～H コネクタ端子を詳細に示す正面図である。

各ハーネス B～H は、いずれも、複数本のリード線からなり、図 111 では、各リード線に番号を付している。たとえばハーネス B は、図中、1 列目（図中、上列）の 9 本のリード線 1～9 と、2 列目（図中、下列）の 9 本のリード線 10～18 から構成されるハーネスである。

【1237】

ハーネス B、C、D、G、H の各コネクタ端子は、2 列から構成されている。これに対し、ハーネス E、F の各コネクタ端子は、1 列から構成されている。

なお、図 111 に示す各ハーネス及びコネクタ端子は、例示にすぎず、コネクタ端子は、たとえば 3 列以上から構成されたものであってもよい。また、1 列のリード線の数、用途（信号線の数）に応じて定められるものであり、図 111 に示したものに限らず、1 本としてもよく、あるいは 10 本以上としてもよい。

なお、1 本のリード線から構成された場合であっても、「ハーネス」と称することとする。さらにまた、ハーネスには、各リード線がそれぞれ分離された状態のもの（結束の有無を問わない）、具体的にはディスクリットワイヤーケーブルのようなもの以外にも、たとえばフラットケーブルやリボンケーブルのようにすべてのリード線が一体的に結合されたもの（分離可能であるか否かは問わない）も含まれる。

【1238】

また、図 111 では、リード線として、2 種類の太さを図示している。図中、単円で示すリード線は細いリード線を示し、二重円で示すリード線は太いリード線を示している。ここで、「リード線の太さ」とは、リード線の径を指すものとする。したがって、たとえば単円で示すリード線の太さを径 D1、二重円で示すリード線の太さを径 D2 とすると、「 $D1 < D2$ 」である。

なお、図 111 の例では、リード線の太さとして 2 種類を示しているが、これに限らず、3 種類以上の太さのリード線からハーネスを構成してもよい。

【1239】

図 111 において、始動に関するリード線（ぱちんこ遊技機 500 の場合には、始動口スイッチ 533 とメイン制御基板 530 とを接続するリード線。スロットマシン 10 の場合には、スタートスイッチ 41 とメイン制御基板 50 とを接続するリード線。）は、ハーネス D の 7 番目のリード線であるものとする。そして、始動に関するリード線は、2 種類の太さのうち、細いリード線を用いている。細いリード線とすることにより、始動に関するリード線をできる限り目立たなくするためである。また、細いリード線とすることにより、不正行為（改造等）を行ったときに断線しやすくなるので、異常を容易に発見できるためである。換言すれば、太いリード線は、細いリード線と比べると不正行為を行ったときでも断線しにくく、また、束になった太いリード線である場合には、一部が断線しても発見しにくいためである。

ただし、これに限らず、始動に関するリード線を太いリード線としてもよい。あるいは、3種類の太さのリード線を用いるときは、始動に関するリード線として、中間の太さのリード線を用いてもよい。

なお、始動に関するリード線と、そのGND線との2本のみを、一コネクタ端子に接続する場合がある。

これに対し、図111に示すハーネスDは、始動に関するリード線（7番）とともに、他の複数のリード線を有している。

【1240】

さらに、始動に関するリード線（7番）を含むハーネスDにおいては、始動に関するリード線（7番）の太さと同一太さのリード線を、少なくとも1本以上設けている。仮に、始動に関するリード線がコネクタDに含まれることが知られても、どのリード線であるかまでは特定しにくくする（ゴト行為をしにくくする）ためである。この例では、2番、4番、8番のリード線を、7番のリード線（始動に関するリード線）と同一太さとしている。

【1241】

さらにまた、ハーネスDの7番のリード線に隣接して、同一太さの8番のリード線を配置している。始動に関するリード線に隣接して同一太さのリード線を配置することにより、始動に関するリード線を特定しにくくするためである。なお、図111の例では、ハーネスD中、7番のリード線の右側に位置する8番のリード線を、7番のリード線と同一太さとしたが、これに限らず、6番のリード線の太さを7番のリード線の太さと同一にしてもよい。あるいは、3番のリード線の太さを7番のリード線の太さとしてもよい。ハーネスDにおいて、7番のリード線に「隣接する」リード線とは、図111の例では、3番、6番、8番のリード線に相当する。これらのリード線のうち、少なくとも1本のリード線を、7番のリード線と同一太さに設定する。

【1242】

さらに、ハーネスDには、始動に関するリード線（7番）と異なる太さを有するリード線を、1本以上設ける。図111の例では、1番、3番、5番、及び6番のリード線が、始動に関するリード線（7番）と異なる太さを有する。始動に関するリード線の太さと異なる太さのリード線を、一コネクタ端子（ハーネスDコネクタ端子）内に含めることで、始動に関するリード線をより特定しにくくすることができる。

【1243】

また、始動に関するリード線以外にも、重要な信号線、具体的には、遊技媒体の投入に関するリード線、払出しに関するリード線、外部信号を送信するためのリード線等についても、ゴト行為を防止する観点から、始動に関するリード線と同様に、一コネクタ端子内に、同一太さを有する他の信号線を1本以上設け、かつ、他の太さを有する他の信号線を1本以上設けることが好ましい。

さらにまた、始動に関するリード線と、電源用のリード線とが隣接しないように配置することが好ましい。始動に関するリード線がノイズの影響を受けにくくするためである。

ここで、「隣接しない」とは、たとえばハーネスDの7番のリード線が始動に関するリード線であるときは、ハーネスDの3番、6番、8番を、電源用のリード線に設定しないことが挙げられる。

【1244】

また、本実施形態のように、たとえばハーネスGコネクタ端子とハーネスHコネクタ端子とがメイン制御基板530上で直線状に並び、かつ両コネクタ端子間の距離が近い場合には、ハーネスGの5番のリード線を始動に関するリード線に設定するときは、ハーネスHの1番のリード線を電源用のリード線に設定しないことが好ましい。

一方、ハーネスGコネクタ端子とハーネスHコネクタ端子とがメイン制御基板530上で直線状に並ぶ場合であっても、両コネクタ端子間に一定の距離を有する場合には、ハーネスGの5番のリード線を始動に関するリード線に設定し、ハーネスHの1番のリード線を電源用のリード線に設定しても、差し支えない。

【1245】

さらにまた、始動に関するリード線を含むハーネスのコネクタ端子と、他のハーネスのコネクタ端子とが隣接する場合には、始動に関するリード線を含むハーネスが、前記他のハーネスの下側に配置し、始動に関するリード線ができる限り外部から隠れるように配線することが好ましい。

図 1 1 2 は、始動に関するリード線を隠す例を示す斜視図である。図 1 1 2 では、図面の簡素化のため、ハーネス D 及びハーネス E はいずれも 1 列のリード線からなり、ハーネス D は 3 本のリード線からなり、ハーネス E は 5 本のリード線からなるように図示している。そして、ハーネス D のうち、ハーネス E に一番近いリード線が始動に関するリード線に設定されているものとする。

この場合、ハーネス D の延びる方向を、ハーネス E 側とし、かつ、ハーネス E がハーネス D の上側を通るように配線する。これにより、ハーネス D の始動に関するリード線が、極力、外部から隠れるようになり、セキュリティ性を高めることができる。

【 1 2 4 6 】

< 第 2 2 実施形態 >

第 2 2 実施形態は、設定変更状態に関するものである。第 2 2 実施形態の説明は、第 1 9 実施形態と一部重複するが、改めて説明する。

まず、スロットマシン 1 0 の場合は、設定変更状態に移行する前に、ドアスイッチ 1 7 がオンであるか否か、設定キースイッチ 1 5 2 がオンであるか否か、リセットスイッチ 1 5 3 がオンであるか否かを判断し、これらすべてのスイッチがオンであることを条件に設定変更状態に移行可能とする。上記 3 つのスイッチのうち、一部のスイッチのみがオンである場合や、いずれのスイッチもオフである場合には、設定変更状態に移行しない。これにより、たとえばフロントドア 1 2 にドリル等で不正に穴を開け、設定キースイッチ 1 5 2 にアクセスしても、ドアスイッチ 1 7 がオンでなければ、設定変更状態には移行しない。

【 1 2 4 7 】

また、電源が投入された後に、ドアスイッチ 1 7、設定キースイッチ 1 5 2、及びリセットスイッチ 1 5 3 のすべてをオンにしても、設定変更状態には移行しない。電源が投入された後、設定キースイッチ 1 5 2 がオンになったときは、設定確認状態に移行可能とする。設定確認状態は、現設定値を確認することができるが、設定値を変更することはできない。なお、設定確認状態に移行する場合には、ドアスイッチ 1 7 がオンであることを条件としてもよい。さらにまた、設定確認状態に移行する場合には、リセットスイッチ 1 5 3 がオフであることを条件としてもよい。

【 1 2 4 8 】

さらに、設定変更状態の終了条件は、設定キースイッチ 1 5 2 がオンからオフになったこと、及びドアスイッチ 1 7 がオンであることに設定されている。これにより、ドアスイッチ 1 7 がオフ、すなわちフロントドア 1 2 が開放されていない状態で設定変更状態が終了するような状態（ゴト行為の可能性が高い状態）をなくすることができる。

ここで、本実施形態では、ドアスイッチ 1 7 がオンであることを条件に設定変更状態に移行可能とし、かつ、ドアスイッチ 1 7 がオンであることを条件に設定変更状態を終了可能とした。

しかし、これに限らず、第 1 に、ドアスイッチ 1 7 がオンであることを条件に設定変更状態に移行可能とし、設定変更状態の終了時には、ドアスイッチ 1 7 のオン／オフ状態を判断しないようにしてもよい。

【 1 2 4 9 】

また第 2 に、設定変更状態に移行するときにはドアスイッチ 1 7 のオン／オフを判断しないが、設定変更状態の終了時には、ドアスイッチ 1 7 のオン／オフを判断し、ドアスイッチ 1 7 がオンでなければ設定変更状態を終了できないようにしてもよい。

さらにまた第 3 に、設定変更状態に移行するときにはドアスイッチ 1 7 のオン／オフを判断しないが、ドアスイッチ 1 7 がオンでなければ、設定変更スイッチ 1 5 3 を操作しても、設定値が変更されないように設定してもよい。

さらに第 4 に、設定変更状態に移行するときにはドアスイッチ 1 7 のオン／オフを判断せ

10

20

30

40

50

ず、かつ、設定変更状態中は設定変更スイッチ 153 を操作することにより設定値を変更可能とするが、設定値を確定させるための操作であるスタートスイッチ 41 を操作したときに、ドアスイッチ 17 がオンでなければ、設定値が確定しない（RWM 53 に新たな設定値が記憶されない）ように設定してもよい。

【1250】

また、スロットマシン 10 において設定変更状態に移行するためには、リセットスイッチ 153 がオンにされた状態で電源が投入されるので、設定変更状態（設定変更処理）に移行する前、又は設定変更状態（設定変更処理）に移行した後の設定値を変更可能な状態になる前に、RWM 53 に記憶された現設定値がクリアされる。この場合、設定値データは「0」となる。したがって、設定変更状態の開始時における設定値は「1」となる。

10

【1251】

なお、設定変更状態に移行するために、リセットスイッチ 153 をオンにして電源スイッチ 11 をオンにした場合には、RWM 53 の記憶領域のうち、管理情報表示 LED 73（役比モニタ）に表示する情報に係るデータは、クリアされない。管理情報表示 LED 73 に表示する情報に係るデータとは、遊技回数カウンタ、払出し数カウンタ（リングバッファを含む）、各比率データ等である。

【1252】

また、ぱちんこ遊技機 500 の場合には、電源投入時に、枠開放スイッチ 523 がオンであるか否か、設定キースイッチ 535 がオンであるか否か、及びリセットスイッチ 536 がオンであるか否かを判断し、これら 3 つのスイッチがオンであることを条件に設定変更状態に移行可能とする。上記 3 つのスイッチのうち、一部のスイッチのみがオンである場合や、いずれのスイッチもオフである場合には、設定変更状態に移行しない。これにより、前枠 502 が開放していない不正な状態では、設定キースイッチ 535 がオンにされても、設定変更状態には移行しない。

20

【1253】

特に、ぱちんこ遊技機 500 の裏面側は、図 98 に示すように、スロットマシン 10 のような閉塞状態（図 22 参照）に構成されておらず、開放された状態となっている。このため、ホールに設置された島の状況によっては、ぱちんこ遊技機 500 の裏面側に回り込んで、前枠 502 を開放することなくメイン制御基板 530 にアクセスされてしまうことも想定される。しかし、枠開放スイッチ 523 がオンでなければ、正常な状態でないと判断し、設定変更状態に移行しない（設定値を変更できない）ようにする。

30

【1254】

また、電源が投入された後に、枠開放スイッチ 523 がオン、設定キースイッチ 535 がオン、及びリセットスイッチ 536 がオンとなっても、設定変更状態に移行しない。さらにまた、電源が投入された後に、設定キー挿入口 534 に設定キーを挿入し、設定キースイッチ 535 がオンにされても、設定変更状態には移行せず、かつ、設定確認状態にも移行しない。

ぱちんこ遊技機 500 の場合には、上述したように、設定キー挿入口 534 に設定キーを挿入して設定キースイッチ 535 をオンにした状態（リセットスイッチ 536 はオフ状態）で電源が投入されると、設定確認状態に移行可能とする。

40

【1255】

また、本実施形態のように前枠 502 の開放とガラス扉 505 の開放とを個別に検知可能な場合において、前枠 502 とガラス扉 505 との双方が同時に開放しているとき（すなわち、扉開放スイッチ 522 がオン、かつ枠開放スイッチ 523 がオンのとき）に、設定変更状態や設定確認状態への移行を許可する仕様としてもよい。

このように設定することにより、ぱちんこ遊技機 500 の製造過程において、余計な手順を行わなくても設定値の機能を検査できるようになる。さらに、ぱちんこ遊技機 500 がホールに設置された後、ホールでの盤面メンテナンスの作業中に、ガラス扉 505 をぱちんこ遊技機 500 から外していても、盤面メンテナンスと並行して設定変更や設定確認ができるので、利便性を向上することができる。

50

【1256】

また、設定変更状態又は設定確認状態に移行する際に、扉開放スイッチ522（ガラス扉505が開放されたときにオンになるスイッチ）は検知しない。したがって、設定変更状態又は設定確認状態に移行する際には、ガラス扉505が開放されていても、あるいは閉じられていても、いずれでもよい。ただし、設定変更状態又は設定確認状態に移行する際にはガラス扉505を閉じると定め、設定変更状態又は設定確認状態への移行時に扉開放スイッチ522のオン／オフを判断し、オフであることを条件として、設定変更状態又は設定確認状態に移行可能としてもよい。

【1257】

さらにまた、図103及び図106に示したように、設定キー挿入口534及び設定変更（リセット）スイッチ536は、カバー561で覆われている。そして、設定キー挿入口534に設定キーを挿入するためには、カバー561を開放する必要がある。

そこで、カバー561の開閉を検知するセンサ（以下、「カバーセンサ」と称する。）を設け、カバーセンサがオンであることを条件に設定変更状態又は設定確認状態に移行可能としてもよい。

【1258】

ぱちんこ遊技機500において、設定変更状態では、設定変更スイッチ536を操作するごとに、設定値を変更可能とする点は、スロットマシン10と共通する。

また、スロットマシン10では、スタートスイッチ41の操作が設定値を確定させる操作であるが、ぱちんこ遊技機500の場合には、設定キースイッチ535をオフにすることが、設定値を確定させ、かつ、設定変更状態を終了するための操作となる。

さらに、ぱちんこ遊技機500の場合において、設定キースイッチ535がオンからオフになり、かつ、枠開放スイッチ523がオンであることを条件に、設定変更状態を終了可能とする。これにより、枠開放スイッチ523がオフ、すなわち前枠502が開放されていない状態で設定変更状態が終了するような状態（ゴト行為の可能性が高い状態）をなくすることができる。

【1259】

なお、本実施形態では、枠開放スイッチ523がオンであることを条件に設定変更状態に移行可能とし、かつ、枠開放スイッチ523がオンであることを条件に設定変更状態を終了可能とした。

しかし、これに限らず、第1に、枠開放スイッチ523がオンであることを条件に設定変更状態に移行可能とし、設定変更状態終了時には、枠開放スイッチ523のオン／オフ状態を判断しないようにしてもよい。

【1260】

また第2に、設定変更状態に移行するときには枠開放スイッチ523のオン／オフを判断しないが、設定変更状態の終了時には、枠開放スイッチ523のオン／オフを判断し、枠開放スイッチ523がオンでなければ設定変更状態を終了できないようにしてもよい。

さらにまた第3に、設定変更状態に移行するときには枠開放スイッチ523のオン／オフを判断しないが、枠開放スイッチ523がオンでなければ、設定変更スイッチ536を操作しても、設定値が変更されないように設定してもよい。

【1261】

さらに第4に、設定変更状態に移行するときには枠開放スイッチ523のオン／オフを判断せず、かつ、設定変更状態中は、設定変更スイッチ536を操作することにより設定値を変更可能とするが、設定値を確定させるための操作である設定キースイッチ535をオフにしたときに、枠開放スイッチ523がオンでなければ、設定値が確定しない（RWMに新たな設定値が記憶されない）ように設定してもよい。

【1262】

また、ぱちんこ遊技機500の場合において、設定変更状態に移行するために、リセットスイッチ536がオンにされた状態で電源が投入されたとしても、RWMの記憶領域のうち、管理情報表示LED（性能表示モニタ）538に表示する情報に係るデータは、クリ

10

20

30

40

50

アされない。管理情報表示LED538に表示する情報に係るデータとは、ベース値である。

【1263】

さらにまた、設定キー挿入口534及び設定変更（リセット）スイッチ536は、前枠502の裏面側において、ヒンジ機構503に近い側に設けることが好ましい。このようにすれば、前枠502を少し開放しただけでは、設定キー挿入口534及び設定変更（リセット）スイッチ536に容易にアクセスできないようにすることができる。

たとえば図98において、設定キー挿入口534及び設定変更（リセット）スイッチ536は、カバー561の内部に配置されているが、メイン制御基板530を正面から見たときに、設定キー挿入口534及び設定変更（リセット）スイッチ536は、メイン制御基板530の領域内において右寄りに配置されている。これにより、設定キー挿入口534及び設定変更（リセット）スイッチ536を、ヒンジ機構503寄りに配置することができる。図98では、図中、左側が開放側となることから、図98のように形成すれば、開放側（図中、左側）から遠い位置に設定キー挿入口534及び設定変更（リセット）スイッチ536を配置することができる。

【1264】

なお、スロットマシン10についても、上記と同様に、メイン制御基板50上において、設定キー挿入口151及び設定変更（リセット）スイッチ153を、フロントドア12を開放したときに、フロントドア12の回転軸寄りとなるように配置することが好ましい。たとえば図22に示すようにメイン制御基板50が配置され、フロントドア12を前側（遊技者）側から見たときに左側がフロントドア12の回転軸側となり、右側が開放側となる場合、フロントドア12を開放してメイン制御基板50を見ると、図10（a）のように見える。そこで、図10（a）中、左寄りに設定キー挿入口151及び設定変更（リセット）スイッチ153を配置すれば、フロントドア12の開放側から遠い位置に設定キー挿入口151及び設定変更（リセット）スイッチ153を配置することができる。

【1265】

さらにまた、ゴト行為により設定変更状態に移行しにくいようにする対策として、たとえばちんこ遊技機500においては、設定キー挿入口534に設定キーを挿入した後、反時計回りに設定キーを回転させることで、設定キースイッチ535がオンになるように構成してもよい。この場合、時計回りにも設定キーを回転可能に構成し、かつ時計回りに設定キーを回転させたときは設定変更状態に移行しないように構成すれば、設定変更状態への移行をわかりにくくすることができる。

特に、キー挿入口521にキーを挿入して前枠502を開放するときは、当該キーを時計回りに回転させることで前枠502が開放される構造としておけば、前枠502の開放時のキーの回転方向と、設定キーの回転方向とが反対方向となり、設定変更状態への移行をわかりにくくすることができる。

【1266】

スロットマシン10についても、上記と同様である。

設定キー挿入口151に設定キーを挿入した後、反時計回りに設定キーを回転させることで、設定キースイッチ152がオンになるように構成してもよい。この場合、時計回りにも設定キーを回転可能に構成し、かつ時計回りに設定キーを回転させたときは設定変更状態に移行しないように構成すれば、設定変更状態への移行をわかりにくくすることができる。

特に、フロントドア12を開放するときは、キーを時計回りに回転させることでフロントドア12が開放される構造としておけば、フロントドア12の開放時におけるキーの回転方向と、設定キーの回転方向とが反対方向となり、設定変更状態への移行をわかりにくくすることができる。

【1267】

図113は、基板ケース550の上ケース560と、カバー561と、設定キー挿入口534と、設定変更（リセット）スイッチ536との位置関係を示す側面の断面図である。

なお、図 1 1 3 では、図 1 0 8 と同様に、図面の見やすさの観点から、断面にはハッチングを施していない。

図 1 0 5 及び図 1 1 3 に示すように、上ケース 5 6 0 の表面のうち、最も高い面を面 S 1 とし、設定キー挿入口 5 3 4 及び設定変更（リセット）スイッチ 5 3 6 の開口面を面 S 2 とする。この場合に、面 S 2 は、面 S 1 よりも低く形成されている。このように形成することにより、たとえば外部から針金状のものを挿入して設定キー挿入口 5 3 4 や設定変更（リセット）スイッチ 5 3 6 にアクセスしようと試みた場合に、面 S 1 にアクセスするよりも、面 S 2 にアクセスする方が困難となる。よって、設定ゴト行為を抑制することができる。

【1 2 6 8】

さらに、図 1 0 3 及び図 1 1 3 に示すように、設定キー挿入口 5 3 4 及び設定変更（リセット）スイッチ 5 3 6 の上面にカバー 5 6 1 が取り付けられた場合において、カバー 5 6 1 の上面である面 S 3（図 1 1 3）は、上カバー 5 6 0 の面 S 1 よりも低い位置に配置される。

このように形成することにより、設定キー挿入口 5 3 4 や設定変更（リセット）スイッチ 5 3 6 にアクセスしようと試みた場合に、上カバー 5 6 0 とカバー 5 6 1 の間から針金状のものを挿入しようとしたり、カバー 5 6 1 を開放しようとした場合であっても、それらの行為を困難にすることができるので、設定ゴト行為を抑制することができる。

【1 2 6 9】

以上、第 1 9 実施形態～第 2 2 実施形態について説明したが、これらの実施形態は、上述した内容に限らず、たとえば以下のような種々の変形が可能である。

A. 第 1 9 実施形態

（1）第 1 9 実施形態において、設定確認状態を終了したときの設定確認終了音を出力するようにしてもよい。たとえば、「設定確認を終了します。」という音声を出力することが挙げられる。

さらに、設定確認状態の終了と同時に遊技を開始した場合には、

a) 最短で遊技を終了したときの遊技終了時よりも前に、設定確認終了音の出力を終了する。

b) 1 遊技の平均時間で遊技を終了したときの遊技終了時よりも前に、設定確認終了音の出力を終了する。

c) 特別役に当選した遊技（スロットマシン 1 0 の場合）、又は大当たりとなった遊技（ぱちんこ遊技機 5 0 0 の場合）における 1 遊技の平均時間で遊技を終了したときの遊技終了時よりも前に、設定確認終了音の出力を終了する。

ように設定することが挙げられる。

【1 2 7 0】

（2）さらに、設定確認状態の終了と同時に、演出ランプ 2 1（スロットマシン 1 0 の場合）又は演出ランプ 5 4 1（ぱちんこ遊技機 5 0 0 の場合）により、設定確認状態を終了したことを示す演出を出力してもよい。この場合にも、第 1 9 実施形態と同様に、当該ランプによる演出時間は、

a) 最短で遊技を終了したときの遊技終了時よりも前に、ランプ演出を終了する。

b) 1 遊技の平均時間で遊技を終了したときの遊技終了時よりも前に、ランプ演出を終了する。

c) 特別役に当選した遊技（スロットマシン 1 0 の場合）、又は大当たりとなった遊技（ぱちんこ遊技機 5 0 0 の場合）における 1 遊技の平均時間で遊技を終了したときの遊技終了時よりも前に、ランプ演出を終了する。

こと等が挙げられる。

【1 2 7 1】

（3）設定変更状態を終了したとき（又は上記例のように設定確認状態を終了したとき）は、設定変更（又は確認）終了音及びランプ演出を出力するようにしたが、これらの設定変更（又は確認）終了音及びランプ演出は、サブ制御基板 8 0 又は 5 4 0 による制御であ

10

20

30

40

50

る。

しかし、これに限らず、設定変更（又は確認）状態を終了するときは、メイン制御基板 50 又は 530 によって制御される出力機器によって、設定変更（又は確認）状態を終了したことを示す出力を実行してもよい。

【1272】

（４）スロットマシン 10 において、メイン制御基板 50 上に設定キー挿入口 151（設定キースイッチ 152）及び設定変更（リセット）スイッチ 153 を設けたが、これに限らず、メイン制御基板 50 とは別個に、設定変更基板を設け、この設定変更基板上に、設定キー挿入口 151（設定キースイッチ 152）、設定変更（リセット）スイッチ 153、及び設定値表示 LED 73 を設けてもよい。

10

ぱちんこ遊技機 500 についても上記と同様である。メイン制御基板 530 とは別個に、設定変更基板を設け、この設定変更基板上に、設定キー挿入口 534（設定キースイッチ 535）、設定変更（リセット）スイッチ 536、及び設定値表示 LED 537 を設けてもよい。

【1273】

（５）設定変更終了音として、「設定変更を終了します」という音声を出力する例を示したが、必ずしもこの文言に限定されるものではなく、たとえば「設定値を更新しました」等であってもよい。

（６）第 19 実施形態では、設定変更状態の終了後、すぐに遊技を開始する例を示しているが、実際のホール営業中は、設定変更状態の終了直後に遊技を開始することを想定していない。たとえばホール管理者が設定変更を行った後、試しに 1 遊技を消化してみるような場合を想定している。このような場合に、設定変更終了音及び演出ランプの出力によって設定変更状態を正しく終了したことを確認しつつ、設定変更終了音及び演出ランプによる報知と遊技で出力される演出とを混同しないようにすることを目的の 1 つとしている。

20

【1274】

B. 第 20 実施形態

（１）第 20 実施形態では、上ケース 560 の下縁 560a と、下ケース 570 の外縁 570a とを当接させ、スライド移動可能とした。しかし、スライド移動前の上ケース 560 と下ケース 570 との係合方法は、種々のものが挙げられ、図 108 で示したものに限定されるものではない。また、上ケース 560 と下ケース 570 とを重ね合わせたときに、ある程度の自由度をもって重なり合うことが可能な形状としてもよい。あるいは、上ケース 560 と下ケース 570 とが特定位置でのみ重なり合う形状としてもよい。

30

【1275】

（２）メイン制御基板 530 上に各コネクタ 539a～539h をどのように配置し、上ケース 560 と下ケース 570 との仮嵌合状態のときには、どのコネクタの足が露出するように設定するかは、種々の方法が挙げられる。

本実施形態のように上ケース 560 と下ケース 570 とがスライド移動する場合には、図 109 に示すように、最初に露出するコネクタの足は、コネクタ足 539g' 及び 539h' である。したがって、メイン制御基板 530 上においてコネクタ 539g 及び 539h と対称位置に設けられているコネクタ 539a の場合は、スライド移動量が増加しても、そのコネクタ足は露出しない。

40

【1276】

そこで、たとえばメイン制御基板 530 上において、図 103 中、コネクタ 539a 側（図中、左側）から、セキュリティ性の面で重要なコネクタ（始動に関する信号線を有するコネクタ、遊技媒体の受け付けや払出しに関する信号線を有するコネクタ、外部信号の出力に関する信号線を有するコネクタ、演出に関する信号線を有するコネクタ）を順次配置し、セキュリティ性の面でさほど重要でない信号線のコネクタを、コネクタ 539g 及び 539h に採用することが挙げられる。

【1277】

（３）基板ケース 550 は、かしめ部 562 及び 572 を有するものを例示したが、かし

50

め部を有さない基板ケース 550 であっても本実施形態を適用することができる。たとえば、ぱちんこ遊技機 500 のサブ制御基板 540 を収容する基板ケースは、かしめ部を有さない場合があるが、このような基板ケースであっても第 20 実施形態を適用することができる。

【1278】

C. 第 21 実施形態

(1) 上記実施形態で示したコネクタの種類及び数、並びにハーネス（コネクタ端子）の種類及び数は、一例であり、これらに限定されるものではない。

たとえば図 111 において、ハーネス B 及び C は、すべてが太いリード線から構成されていてもよく、あるいは、すべてが細いリード線から構成されていてもよい。

また、ハーネス E は、細いリード線のみが一行となった例を示したが、細いリード線が二列以上になったハーネス及びコネクタ端子としてもよい。

さらにまた、ハーネス及びコネクタ端子は、何列であってもよく、一行のリード線（端子）の数は、いくつでもよい。

さらに、一行に太いリード線と細いリード線とが混在するハーネスにおいて、その一行内の太いリード線は 1 本以上であればよく、細いリード線も 1 本以上あればよい。

【1279】

(2) 本実施形態では、図 110 に示すように、メイン制御基板 530 の 1 個のコネクタに接続されるリード線の集合を「1 本のハーネス」とした。

たとえば、コネクタ 539g に接続されるハーネス G は 1 本のハーネスであり、コネクタ 539h に接続されるハーネス H は 1 本のハーネスである。ハーネス G とハーネス H が、その先で 1 本に結束されているような場合には、それは「ハーネス群」と称し、「1 本のハーネス」とは称さない。

【1280】

(3) メイン制御基板 530 と他の基板とがハーネス接続されている場合において、メイン制御基板 530 上に特定のコネクタが搭載され、その特定のコネクタに対し、N 本のリード線からなるハーネスのコネクタ端子が接続されていると仮定する。

一方、当該ハーネスの他端側は、N 本のリード線が $N \times$ 本 ($N \times \geq 1$) と $N y$ 本 ($N y \geq 1$) とに分かれ、 $N \times$ 本のリード線の先端にコネクタ端子 X が取り付けられ、そのコネクタ端子 X は他の基板と接続されており、さらに、 $N y$ 本のリード線の先端にコネクタ端子 Y ($\neq$ コネクタ端子 X) が取り付けられ、そのコネクタ端子 Y は他の基板 ($N \times$ 本のリード線が接続された基板と同じ基板又は異なる基板) と接続されているとする。

この場合、本実施形態における「1 つのハーネス」とは、メイン制御基板 530 側に接続されている N 本のリード線の集合を指すものとする。

【1281】

D. 第 22 実施形態

(1) ぱちんこ遊技機 500 では、電源投入時に設定変更状態又は設定確認状態に移行可能としたが、スロットマシン 10 と同様に、電源投入後、設定キースイッチ 535 をオンにすることで設定確認状態に移行可能としてもよい。この場合においても、枠開放スイッチ 523 がオンであるか否かを判断し、オンであることを条件に設定確認状態に移行することが挙げられる。

【1282】

(2) 上述したように、メイン制御基板 50 又は 530 とは別基板で、設定変更基板を設ける場合が考えられる。この場合に、スロットマシン 10 の場合には、筐体内部においてフロントドア 12 の開放軸側に（開放軸寄りに）、換言すれば、遊技者側から見て開放端から遠ざかる側に、設定変更基板を配置することが好ましい。同様に、ぱちんこ遊技機 500 の場合には、前枠 502 の裏面側においてヒンジ機構 503 側に（ヒンジ機構 503 寄りに）、換言すれば、遊技者側から見て開放端から遠ざかる側に、設定変更基板を配置することが好ましい。このように配置すれば、開放端から遠い位置に、設定キー挿入口 151、534 や、設定変更（リセット）スイッチ 153、536 を配置することができる

10

20

30

40

50

。また、この場合であっても、メイン制御基板 50 又は 530 は、開放端から遠い位置に配置することが好ましい。

【1283】

特に、メイン制御基板 50 又は 530 には、それぞれ管理情報表示 LED 74 又は 538 が搭載されているが、管理情報表示 LED 74 又は 538 により表示される情報は、容易に見えないことが好ましい。したがって、メイン制御基板 50 又は 530 上の管理情報表示 LED 74 又は 538 を開放側から遠ざかる位置に配置し、かつ、メイン制御基板 50 又は 530 についても開放端から遠ざかる位置に配置することが好ましい。

ただし、メイン制御基板 50 又は 530 上においてそれぞれ管理情報表示 LED 74 又は 538 を開放側から遠ざかる位置に配置するだけで、管理情報表示 LED 74 又は 538 により表示される情報を、容易に見えないようにすることが可能もある。同様に、管理情報表示 LED 74 又は 538 をそれぞれメイン制御基板 50 又は 530 の略中央位置に搭載した場合であっても、メイン制御基板 50 又は 530 を開放端から遠ざかる位置に配置するだけで、管理情報表示 LED 74 又は 538 により表示される情報を、容易に見えないようにすることも可能である。

【1284】

E. 第 19～第 22 実施形態を含む本明細書に記載のすべての実施形態及び各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【1285】

<第 23 実施形態>

次に、第 23 実施形態について説明する。

第 23 実施形態における用語の意味は、以下の通りである。

「RT」とは、抽選対象となる役の種類（数）及びその当選確率が特有の抽選状態であることを意味し、「RT 移行」とは、一の RT から他の一の RT に移行することによって、抽選対象となる少なくとも 1 つのリプレイの当選確率が変動することを意味する。したがって、一の RT におけるリプレイの種類及びその当選確率は、その RT 特有の値であり、一の RT と、他の一の RT とで、リプレイの種類及びその当選確率がすべて同一になることはない。ただし、一の RT と、他の一の RT とで、リプレイの当選確率の合算値が同一になることは、差し支えない。

【1286】

RT は、本実施形態では、後述する図 131 に示すように、非 RT、及び RT1 を備える。なお、「非 RT」とは、RT の概念に含まれないという意味ではなく、「RT0」と等価である。したがって、本明細書において「RT」というときは、非 RT を含む。

また、本実施形態では、特別遊技（役物作動状態）として、1BB 遊技（1BB 作動状態）、及び RB 遊技（RB 作動状態）を備える。1BB 遊技（1BB 作動状態）や RB 遊技（RB 作動状態）は、厳密には RT には含まれないが、RT の 1 つとしてもよい。

【1287】

なお、本実施形態の RB は、1BB 遊技の一般遊技（RB 遊技以外の遊技を意味する。）中に抽選される役であり、1BB 遊技の一般遊技中に RB に当選し、RB が入賞すると、1BB 遊技中において一般遊技から RB 遊技に移行する。このため、1BB 遊技の一般遊技で抽選される RB を「SRB（シフト RB）」とも称する。

【1288】

さらに、RT とは異なる概念であって、RT と同様にメイン制御基板 50 によって移行（遷移）が制御されるメイン遊技状態を備える。本実施形態のメイン遊技状態は、後述する図 132 に示すように、メイン遊技状態 0～5 を備える。

RT とメイン遊技状態とは、連動する場合と連動しない場合とを有する。たとえば RT 及びメイン遊技状態双方の移行条件を満たすときは、RT 及びメイン遊技状態の双方が移行する。一方、RT の移行条件を満たすがメイン遊技状態の移行条件を満たさないときは、メイン遊技状態はそのまま RT のみ移行する。これとは逆に、メイン遊技状態の移行条件を満たすが RT の移行条件を満たさないときは、RT はそのままメイン遊技状態の

10

20

30

40

50

みが移行する。

【1289】

第23実施形態では、役抽選手段61により、「当選番号」の抽選を実行する。したがって、役抽選手段61は、「当選番号抽選（決定、選択）手段」とも称される。本実施形態の当選番号は、後述する図126等に応示するように、当選番号「1」～「41」を備える。そして、当選番号が決定すると、その当選番号に対応する「条件装置番号」を生成する。たとえば図126において、当選番号「1」に決定されると、入賞及びリプレイ条件装置番号「1」が生成される。

【1290】

「条件装置番号」（「当選情報」とも称する。）には、「役物条件装置番号」と、「入賞及びリプレイ条件装置番号」とを有する。本実施形態では、後述する図122に示すように、役物条件装置番号として、「1」～「17」を備える。また、後述する図123～図125に示すように、入賞及びリプレイ条件装置番号として、「1」～「24」を備える。そして、当選番号が決定し、条件装置番号が生成されると、その条件装置番号に対応する条件装置が作動することにより、作動した条件装置に対応する役の図柄組合せが有効ラインに停止表示可能となる。

なお、本実施形態の1BB及びRBは、当選した遊技で入賞しない場合を有するので、それぞれ1BB及びRBの内部中となる場合がある。

【1291】

第23実施形態において、左リール31を第1リール31と称する場合があります、中リール31を第2リール31と称する場合があります、右リール31を第3リール31と称する場合があります。

特に、後述するRWM53の名称では、第1リール31、第2リール31、第3リール31と称している。

【1292】

図114は、第23実施形態におけるリール31の図柄配列を示す図である。図114に示すように、本実施形態では、各リール31は、20コマからなる。

図114では、図柄番号を併せて図示している。たとえば、左リール31において、図柄番号0番の図柄は、「リプレイ」である。さらに、図114では、リール31の逆回転時における図柄番号を併せて表示している。リール31の逆回転時における図柄番号については後述する。

【1293】

また、第23実施形態では、ストップスイッチ42が操作された瞬間からリール31が停止するまでの最大移動図柄数は「4」に設定されている。たとえば左リール31の1番の「スイカ」が有効ラインを通過する直前に左ストップスイッチ42が操作されたときは、最大で、当該図柄から4図柄移動して、5番の「リプレイ」まで、有効ラインに停止可能となる。

したがって、たとえば1つのリール31上で、特定図柄を5図柄間隔で4個配置すれば、いずれの位置でストップスイッチ42が操作されても、常に特定図柄を有効ラインに停止可能となる。たとえば、左リール31において、「リプレイ」は、5番、10番、15番、及び0番に配置されている。すなわち、左リール31における「リプレイ」は、5図柄間隔4個配置である。したがって、左リール31については、どのタイミングで左ストップスイッチ42が操作されても、常に、有効ラインに「リプレイ」を停止させることができる。なお、このような図柄配置を「PB=1」配置」と称する場合がある。

【1294】

そして、左リール31では、「ベルA」、及び「スイカ」は、それぞれ「PB=1」配置である。

また、中リール31では、「リプレイ」、「ベルA」、「チェリー」は、それぞれ「PB=1」配置である。

さらにまた、右リール31では、「リプレイ」、「ベルA」、「ベルB」は、それぞれ「

10

20

30

40

50

「PB = 1」配置である。

さらに、左リール31において、3番の「黒BAR」、8番の「特図上」、13番の「赤7」、18番の「青BAR」は、これら4図柄合算で「PB = 1」配置である。したがって、どのタイミングで左ストップスイッチ42が操作されても、「黒BAR」、「特図上」、「赤7」又は「青BAR」のいずれかを有効ラインに停止可能である。

中リール31も左リール31と同様に、「黒BAR」、「青BAR」、「赤7」又は「特図上」は、これら4図柄合算で「PB = 1」配置である。

さらに、右リール31では、「青BAR」又は「特図下」は、これら2図柄合算で「PB = 1」配置である。

【1295】

図115は、表示窓（透明窓）18と、各リール31の位置関係と、有効ライン（図柄組合せを表示する表示ライン）とを示す図である。

表示窓18から、内部に配置されたリール31が透視できるようになっている。

各リール31は、本実施形態では横方向に並列に3つ（左リール31、中リール31、及び右リール31）設けられている。さらに、各リール31は、表示窓18から、上下に連続する3図柄が見えるように配置されている。よって、スロットマシン10の表示窓17から、合計9個の図柄（コマ）が見えるように配置されている。

【1296】

また、図115では、本明細書における図柄位置の称呼を図示している。本明細書では、リール31ごとに、表示窓18から見える停止時の図柄位置を、上から順に「上段」、「中段」、「下段」と称し、左リール31であれば、それぞれ「左上段」、「左中段」、「左下段」と称するものとする。

【1297】

さらにまた、図115に示すように、表示窓18から見える9個の図柄に対し、有効ラインが設定されている。

ここで、「有効ライン」とは、リール31の停止時における図柄の並びラインであって図柄組合せを形成させる図柄組合せライン（表示ライン）であり、かつ、いずれかの役に対応する図柄組合せがそのラインに停止したときに、その役の入賞となるラインである。本実施形態では、いずれの遊技状態であっても規定数は3枚であり、いずれの遊技状態であっても有効ラインが同一に設定されている。

第23実施形態の有効ラインは、いわゆる右下がりの一直線状のライン（「左上段」－「中中段」－「右下段」）である。これ以外は無効ラインである。

なお、遊技状態ごとに規定数を異ならせてもよい（たとえば1BB作動中の規定数を「2枚」にする等）。さらに、遊技状態ごとや規定数ごとに有効ラインの位置や数を異ならせてもよい（たとえば特定の規定数では有効ラインを複数本にする等）。

【1298】

図116～図121は、第23実施形態における役（役抽選手段61で抽選される当選番号に対応する役等）の種類、図柄組合せ、払出し枚数等を示す図である。

役は、大別して、特別役、リプレイ（再遊技役）、及び小役を有する。

そして、各役に対応する図柄組合せ及び入賞時の払出し枚数等が定められている。すべてのリール31の停止時に、いずれかの役に対応する図柄組合せが有効ラインに停止する（役が入賞する。以下同じ。）と、その役に対応する枚数のメダルが払い出される（配当（利益）が付与される）。

ただし、特別役の入賞時の払出し枚数は0枚に設定されている。また、リプレイは、メダルが自動投入され、再遊技を実行可能となる。

【1299】

図116～図121において、「3枚（1）」とは、役物未作動時に相当し、特に第23実施形態では、1BB遊技以外の遊技（たとえば、1BB非当選の状態であって1BB遊技中でない状態や、1BBの当選情報（条件装置番号）を持ち越している状態等）に相当する。なお、第23実施形態では、1BB遊技中にATを実行する場合を有するので、1

10

20

30

40

50

B B遊技以外の遊技は非A Tとなる。このため、第23実施形態において、1 B B遊技以外の遊技を「通常遊技（役物未作動、非A T）」と称する場合もある。ただし、通常遊技であっても、有利区間の場合と非有利区間の場合とがある。

また、「3枚（2）」とは、1 B B作動中（1 B B遊技中）のR B未作動時に相当する。さらにまた、「3枚（3）」とは、1 B B作動中（1 B B遊技中）かつR B作動時（R B遊技中）に相当する。

たとえば図116において、役番号「001」の1 B Bは、規定数3枚（1）のとき（役物未作動時）には抽選対象となるが、規定数3枚（2）及び規定数3枚（3）のときは抽選対象にならないことを意味する。

【1300】

図116に示す役番号「001」～「017」は、特別役（役物）に相当する。本実施形態では、特別役として1種類の1 B Bと、16種類のR B（R B A～R B P）とが設けられている。

第23実施形態では、役物未作動時には1 B Bのみが抽選され、R Bは抽選されないのので、役物未作動時からR B作動時に移行する場合はない。

役物未作動時において1 B Bに当選し、1 B Bが入賞すると、今回遊技におけるメダルの払い出しはないが、次回遊技から、特別遊技に相当する1 B B作動（1 B B遊技）に移行する。

【1301】

また、1 B B作動（1 B B遊技）中は、R Bが抽選される。1 B B作動中にR Bに当選し、R Bが入賞すると、今回遊技におけるメダルの払い出しはないが、次回遊技から、1 B B作動（1 B B遊技）中のR B作動（R B遊技）に移行する。

なお、第23実施形態では、1 B B作動中かつR B未作動時を、「1 B B遊技の一般遊技」と称する場合がある。

R B作動の終了条件を満たした場合において、1 B B作動の終了条件を満たすときは1 B B作動を終了して役物未作動時（通常遊技）に移行する。一方、R B作動の終了条件を満たした場合において、1 B B作動の終了条件を満たさないときは、1 B B作動（かつR B未作動時）に移行する。

【1302】

図117に示す役番号「018」～「047」は、いずれも、リプレイ（再遊技役）に相当する。第23実施形態では、リプレイの種類として、リプレイ01～10を備える。図117に示すように、役物未作動時（3枚（1））には、リプレイ01～10のいずれも抽選対象となる。これに対し、1 B B作動中のR B未作動時（3枚（2））には、リプレイ01のみが抽選対象となる。さらに、1 B B作動中のR B作動時（3枚（3））にはリプレイは抽選されない。

【1303】

図118～図121は、第23実施形態の小役を示している。第23実施形態の小役としては、小役01～34が設けられている。

小役01～34のうち、小役01～12は、入賞時の払い出し枚数が15枚に設定されており、いわゆる押し順ベル当選時（後述する小役A群（小役A1～A6）、及び小役B群（小役B1～B6）当選時）の高目ベルとなる役である。

また、小役13～24は、入賞時の払い出し枚数が3枚に設定されており、いわゆる押し順ベル当選時（小役A群（小役A1～A6）当選時）の低目ベルとなる役である。

さらにまた、小役25～33は、入賞時の払い出し枚数が1枚に設定されており、いわゆる押し順ベル当選時（小役B群（小役B1～B6）当選時）の低目ベルとなる役である。

さらに、小役34は、1 B B作動中のR B作動時（3枚（3）時）に抽選対象となる役である。

【1304】

上述した各役において、役に当選した遊技でその役に対応する図柄組合せが有効ラインに停止しなかったときは、次回遊技以降に持ち越される役と、持ち越されない役とが定めら

10

20

30

40

50

れている。

持ち越される役は、本実施形態では1 B B及びR Bである。1 B B及びR Bの図柄組合せは、いずれも、「P B ≠ 1」に設定されているので、1 B B又はR Bに当選した遊技で入賞しない場合を有する。そして、1 B B又はR Bに当選したときは、それぞれ1 B B又はR Bが入賞するまでの遊技において、その1 B B又はR Bの当選情報を次回遊技以降に持ち越すように制御される。

【1305】

一方、小役又はリプレイに当選したときは、今回遊技でのみその当選役が有効となり、その当選は次回遊技以降に持ち越されない。すなわち、これらの役に当選した遊技では、その当選した役に対応する図柄組合せが入賞可能にリール31が停止制御されるが、その当選役の入賞の有無にかかわらず、その遊技の終了時に、その当選役に係る権利は消滅する。第23実施形態では、小役又はリプレイを含む当選番号に当選したときは、常に、いずれかのリプレイ又は小役が入賞するように設定されており、取りこぼしとなる場合はない。ただし、これに限らず、取りこぼす場合を有する（「P B ≠ 1」の）小役を設けてもよいのはもちろんである。

【1306】

図122～図125は、条件装置番号、条件装置及び当選役等を示す図である。

まず、役抽選手段61では、当選番号が抽選される。当選番号は、たとえば後述する図126に示すように、当選番号「1」～「41」を備える。そして、図126に示すように、たとえば当選番号「1」に当選したときは、入賞及びリプレイ条件装置番号「1」に対応する条件装置「リプレイA」が作動可能となる。

また、たとえば当選番号「25」に当選したときは、役物条件装置番号「1」に対応する条件装置「1 B B」が作動可能となる。

【1307】

ここで、後述する図138に示すように、RWM53には、入賞及びリプレイ条件装置番号を記憶可能な記憶領域（アドレス「F0A9（H）」）と、役物条件装置番号を記憶可能な記憶領域（アドレス「F0AA（H）」）とを備える。たとえば、役物未作動時において、当選番号「11」が当選したとする。この場合には、当選番号の値（「11」）をアドレス「F0A9（H）」に記憶することにより、入賞及びリプレイ条件装置番号を更新可能となる。また、たとえば役物未作動時において、当選番号「25」が当選したとする。この場合には、当選番号の値に所定演算を行った値（第23実施形態では、当選番号から「24」を減算した値である「1」）をアドレス「F0AA（H）」に記憶することにより、役物条件装置番号を更新可能となる。

【1308】

第23実施形態では、役抽選手段61による抽選において当選した当選番号を「25」と比較演算し、「25」未満であると判定した場合には、アドレス「F0A9（H）」に当選番号を記憶可能とする。また、「25」未満でないと判断した場合には、所定演算（上述したように、第23実施形態では「24」を減算すること）により当選番号から役物条件装置番号を導出可能とし、導出した役物条件装置番号をアドレス「F0AA（H）」に記憶可能とする制御処理を行う。特に、第23実施形態のように、入賞及びリプレイ条件装置番号の総数「24」に対して、役物条件装置番号の総数「17」の方が少ない場合には、有効的な導出方法である。

【1309】

図122は、役物（特に第23実施形態では1 B B又はR B）条件装置を示している。

たとえば役物条件装置番号「1」に相当する1 B B条件装置は、1 B Bに当選した場合に作動可能となる役物条件装置である。この1 B B条件装置が作動すると、当選役である1 B Bが入賞可能となる。

また、図122の備考欄には、役物条件装置の作動終了条件を示している。1 B B条件装置は、メダルの獲得枚数が170枚を超えるまで継続し、メダルの獲得枚数が170枚を超えると1 B B条件装置の作動終了条件を満たし、1 B B条件装置の作動を終了する。

同様に、RBA条件装置～RBP条件装置は、いずれも、12回の遊技若しくは8回の入賞、又は1BB条件装置の作動終了に基づき終了する。

【1310】

図123～図125は、入賞及びリプレイ条件装置を示している。入賞及びリプレイ条件装置番号のうち、「1」～「9」は、リプレイに係る条件装置番号であり、「10」～「24」は、小役に係る条件装置番号である。

たとえば入賞及びリプレイ条件装置番号「2」に相当するリプレイB条件装置が作動すると、当選役にはリプレイ01及び02が含まれるので、リプレイ01及び02が入賞可能となる。なお、条件装置が作動したときに、その条件装置に対応する当選役のすべてが入賞可能となるものではなく、たとえばリプレイB条件装置が作動したときは、第23実施形態ではリプレイ02が入賞可能となる。

したがって、第23実施形態では、複数種類のリプレイの重複当選となっても、いずれか1つのリプレイのみが入賞する。同様に、後述するように複数種類の小役の重複当選となる場合もあるが、この場合にもいずれか1つの小役のみが入賞可能となる（重複入賞しない）。

【1311】

入賞及びリプレイ条件装置番号「1」に相当するリプレイA条件装置の作動時には、リプレイ01のみが入賞可能となる。リプレイ01の図柄組合せは、図117中、役番号「018」～「021」である。したがって、「リプレイ」－「青BAR／黒BAR／赤7／特図上」－「ベルA」が有効ラインに停止する。中リール31の停止時に「青BAR／黒BAR／赤7／特図上」が有効ライン（中中段）に停止すると、中上段には「リプレイ」が停止する。また、右リール31の停止時に「ベルA」が有効ライン（右下段）に停止すると、右上段には「リプレイ」が停止する。よって、リプレイ01の図柄組合せが有効ラインに停止する（リプレイ01が入賞する）と、上段ライン（無効ライン）に「リプレイ」－「リプレイ」－「リプレイ」（上段リプレイ）が停止する。

【1312】

リプレイB条件装置の作動時には、リプレイ02が入賞可能となる。リプレイ02の図柄組合せは、図117中、役番号「022」である。したがって、「リプレイ」－「リプレイ」－「リプレイ」（右下がりリプレイ）が有効ラインに停止する。

リプレイC条件装置の作動時には、リプレイ03又は10が入賞可能となる。ここで、備考欄に「弱チェリー」とあるのは、いわゆる角チェリー（左下段に「チェリー」が停止）の停止形となることが可能なためである。なお、左下段は有効ラインではない。リプレイ03の左リール31の図柄は「ベルA」であるが、図114中、左リール31の4番の「ベルA」を有効ライン（左上段）に停止させると、2番の「チェリー」が左下段（無効ライン）に停止する。

【1313】

リプレイD1条件装置において、備考欄に「強チェリー1」とあるのは、いわゆる中段チェリー（左中段に「チェリー」が停止）となることが可能なためである。なお、左中段は有効ラインではない。リプレイD2条件装置の「強チェリー2」、及びリプレイD3条件装置の「強チェリー3」も同様である。

リプレイD1条件装置の作動時には、当選役であるリプレイ03、04又は10が入賞可能となる。このうち、リプレイ04の図柄組合せは、図117中、役番号「027」～「030」に示すように「黒BAR」－「赤7／チェリー」－「リプレイ／ベルB」である。そして、左リール31の停止時に3番の「黒BAR」を有効ライン（左上段）に停止させると、左中段には2番の「チェリー」が停止する。

【1314】

また、リプレイD2条件装置の作動時には、当選役であるリプレイ02、03、04、又は10が入賞可能となり、リプレイD3条件装置の作動時にはリプレイ03、04、05又は10が入賞可能となる。

そして、リプレイD2条件装置又はリプレイD3条件装置が作動時に、リプレイ04が入

10

20

30

40

50

賞すると、リプレイ D 1 条件装置作動時と同様に、左リール 3 1 の停止時に左中段に 2 番の「チェリー」が停止する。

【1315】

リプレイ E 条件装置の作動時には、当選役であるリプレイ 0 6 が入賞可能となる。リプレイ 0 6 の図柄組合せは、図 1 1 7 に示すように「スイカ」－「リプレイ／スイカ」－「赤 7／スイカ／特図上／黒 B A R」である。ここで、左リール 3 1 の「スイカ」は「P B = 1」であるため、有効ラインに必ず「スイカ」が停止する。また、中及び右リール 3 1 の「スイカ」は「P B ≠ 1」であるが、「スイカ」を目押しすれば有効ラインに「スイカ」が停止可能となる。

リプレイ F 条件装置の作動時には、当選役であるリプレイ 0 7 が入賞可能となる。

10

【1316】

リプレイ G 条件装置の作動時には、当選役であるリプレイ 0 8 又は 0 9 が入賞可能となる。ここで、リプレイ 0 8 を入賞させるために、左リール 3 1 の停止時には 8 番の「特図上」が左上段に停止するように目押しをし、かつ、右リール 3 1 の停止時には 1 6 番の「リプレイ」が右下段に停止するように目押しをすると、リプレイ 0 8 が入賞し、かつ、左上段及び左中段に「特図上」及び「特図下」が停止する。さらに、右上段及び右中段にも「特図上」及び「特図下」が停止する。この停止形を第 2 3 実施形態で「最強チェリー」と称している。

【1317】

図 1 2 4 において、小役 A 1 条件装置～小役 A 6 条件装置の作動時には、それぞれ当選役に含まれる小役 0 1～0 6、又は小役 1 3～2 4 のいずれかが入賞可能となる。

20

ここで、1 B B 遊技（1 B B 作動）中に小役 A 1 条件装置～小役 A 6 条件装置が作動し、かつ正解押し順でストップスイッチ 4 2 が操作されたときは、1 5 枚役（当選役に含まれる小役 0 1～0 6 のいずれか）が入賞し、不正解押し順（正解押し順以外の押し順）でストップスイッチ 4 2 が操作されたときは、3 枚役（当選役に含まれる小役 1 3～2 4 のいずれか）が入賞する。

これに対し、役物未作動時では、小役 A 1 条件装置～小役 A 6 条件装置の作動時に、正解押し順は存在しない。役物未作動時において、小役 A 1 条件装置～小役 A 6 条件装置の作動時は、いずれも押し順であっても、3 枚役が入賞する。

【1318】

30

なお、小役 A 1 条件装置～小役 A 6 条件装置は、1 B B 作動中は、R B 非作動時のみ作動可能となる。したがって、小役 A 1 条件装置～小役 A 6 条件装置が作動するのは、1 B B 遊技の一般遊技中（R B 遊技以外）である。

ここで、小役 A 1～A 6 条件装置と、1 B B 作動中における正解押し順との関係は、以下の通りである。

小役 A 1 条件装置：1 2 3（左中右）

小役 A 2 条件装置：1 3 2（左右中）

小役 A 3 条件装置：2 1 3（中左右）

小役 A 4 条件装置：2 3 1（中右左）

小役 A 5 条件装置：3 1 2（右左中）

40

小役 A 6 条件装置：3 2 1（右中左）

【1319】

たとえば 1 B B 遊技中に小役 A 1 条件装置が作動した場合において、正解押し順「1 2 3」でストップスイッチ 4 2 が操作されたときは、小役 0 1 を入賞させるために、有効ラインに「スイカ」－「チェリー」－「ベル A」を停止させる。これにより、下段ライン（無効ライン）には「ベル A」－「ベル A」－「ベル A」が停止する。

また、不正解押し順「1 3 2」でストップスイッチ 4 2 が操作された場合において、左第一停止時にはこの時点では正解押し順であるので、左リール 3 1 の停止時には有効ラインに「スイカ」（小役 0 1 を構成する図柄）を停止させる。次に右第二停止時には、この時点で不正解押し順となるので、当選役 1 3～1 7 のうち、左リール 3 1 が「スイカ」であ

50

る小役 1 7 を有効ラインに停止させる。すなわち右第二停止時には「リプレイ」を右下段に停止させる。さらに、中第三停止時には「赤 7 / リプレイ」を中中段に停止させる。

【 1 3 2 0 】

一方、不正解押し順「 2 1 3 」又は「 2 3 1 」でストップスイッチ 4 2 が操作された場合において、中第一停止時にはこの時点で不正解押し順となるので、たとえば小役 1 4 を有効ラインに停止させるため、中第一停止時には中中段に「ベル A」を停止させる。また、左リール 3 1 の停止時には左上段に「リプレイ」を停止させ、右リール 3 1 の停止時には右下段に「ベル A / ベル B」を停止させる。

また、不正解押し順「 3 1 2 」又は「 3 2 1 」でストップスイッチ 4 2 が操作された場合において、右第一停止時にはこの時点で不正解押し順となるので、たとえば小役 1 7 を有効ラインに停止させるため、右第一停止時には右下段に「リプレイ」を停止させる。また、左リール 3 1 の停止時には左上段に「スイカ」を停止させ、中リール 3 1 の停止時には中中段に「赤 7 / リプレイ」を停止させる。

【 1 3 2 1 】

以上のように、1 B B 遊技中に小役 A 1 条件装置が作動した場合において、正解押し順「 1 2 3 」でストップスイッチ 4 2 が操作されたときは 1 5 枚役を入賞させる。これに対し、1 B B 遊技中でない場合、すなわち第 2 3 実施形態では役物非作動時（1 B B 非内部中、及び 1 B B 内部中）には、小役 A 1 条件装置が作動した場合であっても、正解押し順を有さない。したがって、役物非作動時の小役 A 1 条件装置作動時に、押し順「 1 2 3 」でストップスイッチ 4 2 が操作されたとしても、（1 5 枚役を入賞させずに）3 枚役を入賞させる。入賞させる 3 枚役としては、たとえば、「P B = 1」である小役 1 4 又は 1 7 が挙げられる。

【 1 3 2 2 】

以上は、小役 A 2 ～小役 A 6 条件装置（条件装置番号「 1 1 」～「 1 5 」）についても同様である。

1 B B 遊技中に小役 A 2 条件装置が作動した場合において、正解押し順「 1 3 2 」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 2 を入賞させ、押し順「 1 3 2 」以外の押し順でストップスイッチ 4 2 が操作されたときは、当選役に含まれるいずれかの 3 枚役を入賞させる。

さらに、役物非作動時に小役 A 2 条件装置が作動したときは、（正解押し順を有さないの、）いずれの押し順であっても、当選役に含まれるいずれかの 3 枚役を入賞させる。

【 1 3 2 3 】

1 B B 遊技中に小役 A 3 条件装置が作動した場合において、正解押し順「 2 1 3 」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 3 を入賞させ、押し順「 2 1 3 」以外の押し順でストップスイッチ 4 2 が操作されたときは、当選役に含まれるいずれかの 3 枚役を入賞させる。

さらに、役物非作動時に小役 A 3 条件装置が作動したときは、（正解押し順を有さないの、）いずれの押し順であっても、当選役に含まれるいずれかの 3 枚役を入賞させる。

【 1 3 2 4 】

1 B B 遊技中に小役 A 4 条件装置が作動した場合において、正解押し順「 2 3 1 」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 4 を入賞させ、押し順「 2 3 1 」以外の押し順でストップスイッチ 4 2 が操作されたときは、当選役に含まれるいずれかの 3 枚役を入賞させる。

さらに、役物非作動時に小役 A 4 条件装置が作動したときは、（正解押し順を有さないの、）いずれの押し順であっても、当選役に含まれるいずれかの 3 枚役を入賞させる。

【 1 3 2 5 】

1 B B 遊技中に小役 A 5 条件装置が作動した場合において、正解押し順「 3 1 2 」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 5 を入賞させ、押し順「 3 1 2 」以外の押し順でストップスイッチ 4 2 が操作されたときは、当選役に含まれるいずれかの 3 枚役を入賞させる。

さらに、役物非作動時に小役 A 5 条件装置が作動したときは、（正解押し順を有さないの
で、）いずれの押し順であっても、当選役に含まれるいずれかの 3 枚役を入賞させる。

【1326】

1 B B 遊技中に小役 A 6 条件装置が作動した場合において、正解押し順「3 2 1」でスト
ップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 6 を入賞させ、押し順「3 2
1」以外の押し順でストップスイッチ 4 2 が操作されたときは、当選役に含まれるいずれ
かの 3 枚役を入賞させる。

さらに、役物非作動時に小役 A 6 条件装置が作動したときは、（正解押し順を有さないの
で、）いずれの押し順であっても、当選役に含まれるいずれかの 3 枚役を入賞させる。

【1327】

また、1 B B 作動中の S R B 内部中において、小役 B 1 条件装置～小役 B 6 条件装置（条
件装置番号「1 6」～「2 1」）が作動し、かつ正解押し順でストップスイッチ 4 2 が操
作されたときは、1 5 枚役（当選役に含まれる小役 0 7～1 2 のいずれか）が入賞し、不
正解押し順（正解押し順以外の押し順）でストップスイッチ 4 2 が操作されたときは、1
枚役（当選役に含まれる小役 2 5～3 3 のいずれか）が入賞する。

これに対し、役物未作動時、及び 1 B B 作動中の S R B 非内部中において、小役 B 1 条件
装置～小役 B 6 条件装置の作動時に、正解押し順は存在しない。役物未作動時、及び 1 B
B 作動中の S R B 非内部中において、小役 B 1 条件装置～小役 B 6 条件装置の作動時は、
いずれも押し順であっても、1 枚役が入賞する。

なお、入賞及びリプレイ条件装置番号「1 6」～「2 1」は、1 B B 作動中のうち、R B
非作動時のみ抽選される。

【1328】

1 B B 遊技中かつ S R B 内部中に小役 B 1 条件装置が作動した場合において、正解押し順
「1 2 3」でストップスイッチ 4 2 が操作されたときは、小役 0 7 を入賞させるために、
有効ラインに「スイカ」－「チェリー」－「ベル B」を停止させる。これにより、下段ラ
イン（無効ライン）には「ベル A」－「ベル A」－「ベル B」が停止する。

また、1 B B 遊技中かつ S R B 内部中に小役 B 1 条件装置が作動した場合において、不正
解押し順「1 3 2」でストップスイッチ 4 2 が操作されたときは、左第一停止時にはこの
時点では正解押し順であるので、左リール 3 1 の停止時には有効ラインに「スイカ」（小
役 0 7 を構成する図柄）を停止させる。次に右第二停止時には、この時点で不正解押し順
となるので、当選役 2 5、2 6、2 8 のうち、左リール 3 1 が「スイカ」であるたとえば
小役 2 8 を有効ラインに停止させる。すなわち右第二停止時には「ベル A」を右下段に停
止させる。さらに、中第三停止時には「ベル B／スイカ」を中中段に停止させる。

【1329】

一方、1 B B 遊技中かつ S R B 内部中に小役 B 1 条件装置が作動した場合において、不正
解押し順「2 1 3」又は「2 3 1」でストップスイッチ 4 2 が操作されたときは、中第一
停止時にはこの時点で不正解押し順となるので、たとえば小役 2 5 を有効ラインに停止さ
せるため、中第一停止時には中中段に「青 B A R／黒 B A R／赤 7／特図上」を停止させ
る。また、左リール 3 1 の停止時には左上段に「リプレイ」を停止させ、右リール 3 1 の
停止時には右下段に「黒 B A R／赤 7／スイカ／特図上」を停止させる。

また、1 B B 遊技中かつ S R B 内部中に小役 B 1 条件装置が作動した場合において、不正
解押し順「3 1 2」又は「3 2 1」でストップスイッチ 4 2 が操作されたときは、右第一
停止時にはこの時点で不正解押し順となるので、たとえば上記と同様に小役 2 5 を有効ラ
インに停止させる。

【1330】

また、1 B B 遊技中かつ S R B 非内部中に小役 B 1～B 6 条件装置が作動した遊技では、
正解押し順を有さない。したがって、たとえば 1 B B 遊技中かつ S R B 非内部中の小役 B
1 条件装置作動時に、押し順「1 2 3」でストップスイッチ 4 2 が操作されたとしても、
（1 5 枚役である小役 0 7 を入賞させずに）1 枚役を入賞させる。入賞させる 1 枚役とし
ては、たとえば、「P B＝1」である小役 2 5 又は 2 8 が挙げられる。

同様に、1 B B 遊技中でない場合、すなわち役物非作動時（1 B B 非内部中、及び1 B B 内部中）には、小役 B 1 条件装置が作動した遊技では、正解押し順を有さない。したがって、役物非作動時の小役 B 1 条件装置作動時に押し順「1 2 3」でストップスイッチ 4 2 が操作されたとしても、1 B B 遊技中かつ S R B 非内部中であるときと同様に、小役 0 7（1 5 枚役）を入賞させずに 1 枚役（たとえば、「P B = 1」である小役 2 5 又は 2 8）を入賞させる。

【1 3 3 1】

以上は、小役 B 2 条件装置～小役 B 6 条件装置の作動時についても同様である。

1 B B 遊技中かつ S R B 内部中に小役 B 2 条件装置が作動した場合において、正解押し順「1 3 2」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 8 を入賞させ、正解押し順「1 3 2」以外の押し順でストップスイッチ 4 2 が操作されたときは、小役 0 8 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

10

さらに、1 B B 遊技中かつ S R B 非内部中や役物非作動時に小役 B 2 条件装置が作動したときは、（正解押し順を有さないので、）いずれの押し順であっても、小役 0 8 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

【1 3 3 2】

1 B B 遊技中かつ S R B 内部中に小役 B 3 条件装置が作動した場合において、正解押し順「2 1 3」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 0 9 を入賞させ、正解押し順「2 1 3」以外の押し順でストップスイッチ 4 2 が操作されたときは、小役 0 9 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

20

さらに、1 B B 遊技中かつ S R B 非内部中や役物非作動時に小役 B 3 条件装置が作動したときは、（正解押し順を有さないので、）いずれの押し順であっても、小役 0 9 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

【1 3 3 3】

1 B B 遊技中かつ S R B 内部中に小役 B 4 条件装置が作動した場合において、正解押し順「2 3 1」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 1 0 を入賞させ、正解押し順「2 3 1」以外の押し順でストップスイッチ 4 2 が操作されたときは、小役 1 0 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

さらに、1 B B 遊技中かつ S R B 非内部中や役物非作動時に小役 B 4 条件装置が作動したときは、（正解押し順を有さないので、）いずれの押し順であっても、小役 1 0 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

30

【1 3 3 4】

1 B B 遊技中かつ S R B 内部中に小役 B 5 条件装置が作動した場合において、正解押し順「3 1 2」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 1 1 を入賞させ、正解押し順「3 1 2」以外の押し順でストップスイッチ 4 2 が操作されたときは、小役 1 1 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

さらに、1 B B 遊技中かつ S R B 非内部中や役物非作動時に小役 B 5 条件装置が作動したときは、（正解押し順を有さないので、）いずれの押し順であっても、小役 1 1 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

【1 3 3 5】

40

1 B B 遊技中かつ S R B 内部中に小役 B 6 条件装置が作動した場合において、正解押し順「3 2 1」でストップスイッチ 4 2 が操作されたときは 1 5 枚役である小役 1 2 を入賞させ、正解押し順「3 2 1」以外の押し順でストップスイッチ 4 2 が操作されたときは、小役 1 2 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

さらに、1 B B 遊技中かつ S R B 非内部中や役物非作動時に小役 B 6 条件装置が作動したときは、（正解押し順を有さないので、）いずれの押し順であっても、小役 1 2 を入賞させずに、当選役に含まれるいずれかの 1 枚役を入賞させる。

【1 3 3 6】

小役 C 条件装置は、R B 作動（遊技）中に当選番号「2 2」に当選したときに作動可能となる条件装置である。小役 C 条件装置作動時は、当選役に含まれる小役 0 1～1 2 のい

50

れか（15枚役）を入賞させる。この場合、いずれの15枚役を入賞させるかは任意であるが、たとえばストップスイッチ42の押し順に応じて入賞させる小役を異ならせることが挙げられる。

小役D条件装置は、RB作動中に当選番号「23」に当選したときに作動可能となる条件装置である。小役D条件装置作動時は、当選役に含まれる小役13～24のいずれか（3枚役）を入賞させる。この場合、いずれの3枚役を入賞させるかは任意であるが、たとえばストップスイッチ42の押し順に応じて入賞させる小役を異ならせることが挙げられる。小役E条件装置は、RB作動中に当選番号「24」に当選したときに作動可能となる条件装置である。小役E条件装置作動時は、当選役に含まれる小役25～34のいずれか（1枚役）を入賞させる。この場合、いずれの1枚役を入賞させるかは任意であるが、たとえばストップスイッチ42の押し順に応じて入賞させる小役を異ならせることが挙げられる。

【1337】

図126～図130は、役抽選手段61により当選番号の抽選が行われるときの抽選テーブルにより定められる当選確率であって、RT（遊技状態）ごと及び設定値ごとの当選番号の置数を示す図（置数表）である。図126～図130で示す数値を「65536」で割ると、当選確率となる。たとえば、図126中、当選番号「1」の置数は、全設定共通で「4338」であるので、当選確率は、「4338／65536」となる。

図126～図130において、たとえば図126中、当選番号「1」に当選すると、入賞及びリプレイ条件装置番号「1」、すなわちリプレイA条件装置が作動可能となり、リプレイ01が入賞可能となる。

【1338】

なお、設定値とは、設定変更状態や設定確認状態において設定値表示LED73に表示される値を指し、設定値情報としてRWM53に記憶されている情報とは異なる。具体的には、RWM53に記憶されている設定値情報は、第23実施形態では「0」～「5」の範囲である。たとえば、RWM53に記憶されている設定値情報が「0」のときは設定値表示LED73に表示される値は「1」であり、RWM53に記憶されている設定値情報が「1」のときは設定値表示LED73に表示される値は「2」であり、RWM53に記憶されている設定値情報が「2」のときは設定値表示LED73に表示される値は「3」であり、RWM53に記憶されている設定値情報が「3」のときは設定値表示LED73に表示される値は「4」であり、RWM53に記憶されている設定値情報が「5」のときは設定値表示LED73に表示される値は「6」である。

【1339】

また、役抽選手段61は、役抽選テーブルを用いて役抽選を実行する。たとえば図126において、当選番号1（リプレイA）は、設定1から設定6まで置数「4338」が共通していることを示しているが、このような場合には、当選番号1（リプレイA）が当選しているかどうかを判断するときに、1つの置数「4338」が役抽選テーブルに記憶されている。一方、当選番号3（リプレイC）のように設定1から設定6までで少なくとも一部の置数が異なる場合には、設定値に対応した置数が役抽選テーブルに記憶されている。具体的には、役抽選テーブルには、たとえば設定1に対応するアドレス「XXX0（H）」及び「XXX1（H）」の2バイトのアドレスに「940（D）」が記憶され、設定2に対応するアドレス「XXX2（H）」及び「XXX3（H）」の2バイトのアドレスに「940（D）」が記憶され、設定3に対応するアドレス「XXX4（H）」及び「XXX5（H）」の2バイトのアドレスに「940（D）」が記憶されている。また、設定4に対応するアドレス「XXX6（H）」及び「XXX7（H）」の2バイトのアドレスに「950（D）」が記憶され、設定5に対応するアドレス「XXX8（H）」及び「XXX9（H）」の2バイトのアドレスに「950（D）」が記憶される。さらにまた、設定6に対応するアドレス「XXXA（H）」及び「XXXB（H）」の2バイトのアドレスに「960（D）」が記憶される。なお、上記の「XXX0（H）」～「XXXB（H）」は、ROM54内の連続する任意のアドレスを示す。

【1340】

そして、たとえば設定値情報が「1」（すなわち設定2）のときには、アドレス「XXX0（H）」を基準アドレスとし、設定値情報を2倍した値をオフセット値として、アドレス「XXX2（H）」及び「XXX3（H）」に記憶されている「940（D）」を取得し、乱数値と置数「940（D）」を比較演算し、当選番号3（リプレイC）が当選しているか否かを判断する。なお、上述した例では、置数が2バイトであるため、設定値情報を2倍にした値をオフセット値としたが、置数が1バイトである場合には、設定値情報を2倍にすることなくオフセット値とすることができる。このようにして、特定のアドレスを基準アドレスとし、設定値情報、又は設定値情報を2倍した値をオフセット値とすることにより、設定値情報に対応した置数を取得することが可能となる。

【1341】

特別役（1BB）に当選していない遊技において、今回遊技で当選番号「25」に当選し、1BB条件装置が作動可能となった遊技において、当選役である1BBが入賞しなかったときは、その当選は次回遊技以降に持ち越される。そして、次回遊技以降（1BB内部中）では、当選番号「25」は抽選されず、当選番号「1」～「21」が抽選対象となる。1BB内部中において当選番号「1」～「21」のいずれかに当選したときは、今回遊技で当選した当選番号に対応する条件装置が作動可能となり、役物条件装置は作動しない。これに対し、1BB内部中において当選番号「1」～「21」のいずれにも当選しなかったときは、当選を持ち越している1BBに係る1BB条件装置が作動可能となり、1BBが入賞可能となる。

【1342】

他の特別役であるRBについても上記と同様である。

1BB遊技のRB非当選時の遊技において、今回遊技で当選番号「26」～「41」のいずれかに当選し、RBA～RBP条件装置が作動可能となった遊技において、当選役であるRBA～RBPが入賞しなかったときは、その当選は次回遊技以降に持ち越される。そして、次回遊技以降（SRB内部中）では、当選番号「26」～「41」は抽選されず、当選番号「10」～「21」が抽選対象となる。SRB内部中において当選番号「10」～「21」のいずれかに当選したときは、今回遊技で当選した当選番号に対応する条件装置が作動可能となり、RBA～RBP条件装置は作動しない。これに対し、SRB内部中において当選番号「10」～「21」のいずれにも当選しなかったときは、当選を持ち越しているRBA～RBPに係るRBA～RBP条件装置が作動可能となり、当選しているRBA～RBPが入賞可能となる。

【1343】

図126は、非RTにおける置数表を示す図である。非RTでは、役物については1BBが抽選される（当選番号「25」）が、RBは抽選されない。RBは後述する1BB作動時（1BB遊技中）で抽選される。

また、非RTでは、リプレイの当選に対応する当選番号「1」～「9」は、いずれも抽選対象となる。また、小役の当選に対応する当選番号「10」～「21」が抽選対象となる。なお、当選番号「10」～「27」は、RB作動時以外は、いずれのRT（遊技状態）でも抽選対象となる。

当選番号「22」～「24」は、後述する1BB遊技中のRB作動時のみ抽選対象となり、それ以外のRT（遊技状態）では抽選対象にならない。

【1344】

図127は、RT1における置数表を示す図である。RT1において、非RTと異なる点は、当選番号「9」（リプレイG）が抽選されない点である。それ以外は、非RTと同一である。

なお、非RT及びRT1のいずれにおいても、1BB非内部中は、それぞれ図126及び図127に示す置数によって1BB（当選番号「25」）が抽選され、当選番号「25」に当選したとき以降（1BB内部中）の非RT及びRT1では、1BB（当選番号「25」）は抽選されない。すなわち、図126及び図127に示す置数「19930」は、1BB当選後は「0」となる。

【1345】

図128は、1BB作動中のRB(SRB)非内部中の置数表を示す図である。1BB作動中のRB非内部中は、1BB遊技の一般遊技中に相当する。

この遊技状態では、当選番号「25」(1BB)は抽選されないが、すべてのRB(当選番号「26」～「41」)が抽選される。本実施形態では、全設定値において全RBが同一置数「1807」に設定されている。

また、1BB作動中のRB非内部中では、リプレイは抽選されない。このため、当選番号「1」～「9」の置数は「0」に設定されている。

小役は、上述した非RTやRT1と同様に、当選番号「10」～「21」が抽選対象となる。また、RB遊技中の小役に相当する当選番号「22」～「24」は抽選されない。

10

【1346】

図129は、1BB作動中のRB(SRB)内部中の置数表を示す図である。1BB作動中のRB内部中は、1BB作動中のRB非内部中と同様に、1BB遊技の一般遊技中に相当する。

1BB作動中のRB内部中は、1BBに加えてRBも抽選されないの、当選番号「25」～「41」の置数はいずれも「0」である。

また、1BB作動中のRB内部中は、1BB作動中のRB非内部中と異なり、当選番号「1」(リプレイA)が抽選される。

図130は、1BB作動中かつRB作動中の置数表を示す図である。1BB作動中かつRB作動中は、当選番号「22」～「24」のみが抽選される。

20

【1347】

以上の各遊技状態における出玉率について説明する。

出玉率の定義としては、種々挙げられるが、第23実施形態では、出玉率を「アウト枚数／イン枚数」と定める。

ここで、「イン枚数」とは、ベット枚数を指し、第23実施形態では、いずれの遊技状態であっても「3」枚である。

また、「アウト枚数」とは、払出し枚数を意味し、設計上は、払出し枚数の期待値を指す。たとえば指示機能が作動する遊技(正解押し順を報知する遊技)では、当選番号「10」～「21」の当選時(押し順ベル当選時)は、常に、高目ベル(第23実施形態では15枚ベル)が入賞するものとする。

30

具体的には、イン枚数が「3」、アウト枚数が「1」であるときは、出玉率は、約「0.33」となる。

また、イン枚数が「3」、アウト枚数が「3」であるときは、出玉率は、「1」となる。さらにまた、イン枚数が「3」、アウト枚数が「9」であるときは、出玉率は、「3」となる。

【1348】

また、役物(1BB)未作動時の当選番号「10」～「15」当選時は、常に3枚役が入賞するものとし、役物未作動時の当選番号「16」～「21」当選時は、常に1枚役が入賞するものとする。

さらにまた、1BB遊技中のRB非内部中かつ非AT時(指示機能が作動しない遊技)において、当選番号「10」～「15」当選時は、「1／6」の確率で高目ベル(15枚ベル)が入賞し、「5／6」の確率で安目ベル(3枚ベル)が入賞するものとする。なお、「1／6」としたのは、押し順が6択であるため、無作為にストップスイッチ42を操作したときの入賞確率とするためである。また、1BB遊技中のRB非内部中かつ非AT時において、当選番号「16」～「21」当選時は、常に1枚ベルが入賞するものとする。

40

【1349】

さらに、1BB遊技中のRB内部中かつ非AT時(指示機能が作動しない遊技)において、当選番号「10」～「15」当選時は、「1／6」の確率で高目ベル(15枚ベル)が入賞し、「5／6」の確率で安目ベル(3枚ベル)が入賞するものとする。また、1BB遊技中のRB内部中かつ非AT時において、当選番号「16」～「21」当選時は、「1

50

／ 6」の確率で高目ベル（15枚ベル）が入賞し、「5／6」の確率で安目ベル（1枚ベル）が入賞するものとする。

【1350】

また、リプレイの図柄組合せが停止表示したときは、第1に、今回遊技でのアウト枚数を「0」、かつ次回遊技のイン枚数を「0」とする方法が挙げられる。また第2に、今回遊技でのアウト枚数を「3」、かつ次回遊技のイン枚数を「3」とする方法が挙げられる。以下の例では、後者によって算出する。

さらにまた、設定1～設定6によって出玉率が異なるが、以下では、設定1を例にして出玉率について算出する。

【1351】

非RTにおいて、リプレイの当選に相当する当選番号「1」～「9」の合算置数は、「8982」である。

また、小役A群の当選に相当する当選番号「10」～「15」の合算置数は、「16800」である。

さらにまた、小役B群の当選に相当する当選番号「16」～「21」の合算置数は、「19824」である。

そして、非RTの遊技状態では、当選番号「10」～「15」の遊技では常に3枚役が入賞し、当選番号「16」～「21」の遊技では常に1枚役が入賞する。

よって、1遊技あたりの払出し枚数期待値は、

$$3 \times (8982 / 65536) + 3 \times (16800 / 65536) + 1 \times (19824 / 65536)$$

$$1.483 \text{ (枚)}$$

となる。

また、出玉率は、

$$1.483 / 3 = 0.494$$

となる。

【1352】

次に、1BB作動中かつRB非内部中において、AT時と非AT時とで分けて出玉率を算出する。

まず、AT時は、小役A群の当選に相当する当選番号「10」～「15」に当選した遊技では15枚の払出しとなり、当選番号「16」～「21」に当選した遊技では、1枚の払出しとなる。

よって、1遊技あたりの払出し枚数期待値は、

$$15 \times (16800 / 65536) + 1 \times (19824 / 65536)$$

$$4.148 \text{ (枚)}$$

となる。

また、出玉率は、

$$4.148 / 3 = 1.383$$

となる。

【1353】

また、1BB作動中かつRB非内部中において、非AT時は、小役A群の当選に相当する当選番号「10」～「15」に当選した遊技では、「1／6」の確率で15枚の払出し、「5／6」の確率で3枚の払出しとなる。また、当選番号「16」～「21」に当選した遊技では、1枚の払出しとなる。

よって、1遊技あたりの払出し枚数期待値は、

$$15 \times (16800 / 65536) \times (1 / 6) + 3 \times (16800 / 65536) \times (5 / 6) + 1 \times (19824 / 65536)$$

$$1.584 \text{ (枚)}$$

となる。

また、出玉率は、

10

20

30

40

50

$$1.584 / 3 = 0.528$$

となる。

【1354】

次に、1BB作動中かつRB内部中において、AT時と非AT時とで分けて出玉率を算出する。

まず、AT時は、小役A群の当選に相当する当選番号「10」～「15」に当選した遊技では15枚の払出しとなり、当選番号「16」～「21」に当選した遊技でも、15枚の払出しとなる。

よって、1遊技あたりの払出し枚数期待値は、

$$15 \times (16800 / 65536) + 15 \times (19824 / 65536)$$

$$8.383 \text{ (枚)}$$

となる。

また、出玉率は、

$$8.383 / 3 = 2.794$$

となる。

【1355】

また、1BB作動中かつRB内部中において、非AT時は、小役A群の当選に相当する当選番号「10」～「15」に当選した遊技では、「1/6」の確率で15枚の払出し、「5/6」の確率で3枚の払出しとなる。また、当選番号「16」～「21」に当選した遊技では、「1/6」の確率で15枚の払出し、「5/6」の確率で1枚の払出しとなる。

よって、1遊技あたりの払出し枚数期待値は、

$$15 \times (16800 / 65536) \times (1/6) + 3 \times (16800 / 65536) \times (5/6) + 15 \times (19824 / 65536) \times (1/6) + 1 \times (19824 / 65536) \times (5/6)$$

$$2.290 \text{ (枚)}$$

となる。

また、出玉率は、

$$2.290 / 3 = 0.763$$

となる。

【1356】

さらに、1BB作動中かつRB作動中は、非AT時とAT時とで、出玉率は同一である。

図130に示すように、1BB作動中かつRB作動中は、当選番号「22」の置数が「3310」で払出し数は15枚、当選番号「23」の置数が「16230」で払出し数は3枚、当選番号「24」の置数が「19825」で払出し数は1枚である。

よって、1遊技あたりの払出し枚数期待値は、

$$15 \times (3310 / 65536) + 3 \times (16230 / 65536) + 1 \times (19825 / 65536)$$

$$1.803 \text{ (枚)}$$

となる。

また、出玉率は、

$$1.803 / 3 = 0.601$$

となる。

【1357】

以上において、出玉率が「1」を超えるときはメダルが増加する遊技状態であり、出玉率が「1」を下回るときはメダルが減少する遊技状態である。

したがって、出玉率が「1」を超える（メダルが増加する）のは、1BB作動中かつRB非内部中のAT時、及び1BB作動中かつRB内部中のAT時である。

これに対し、1BB未作動時、1BB作動中かつRB非内部中の非AT時、及び1BB作動中かつRB内部中の非AT時、及び1BB作動中かつRB作動中は、いずれも、出玉率が「1」を下回る（メダルが減少する）。

よって、出玉率の大小関係は、小さい方から順に、

- (1) 1 B B 未作動時 (出玉率「0.494」)
- (2) 1 B B 作動中かつ R B 非内部中の非 A T 時 (出玉率「0.528」)
- (3) 1 B B 作動中かつ R B 作動時 (出玉率「0.601」)
- (4) 1 B B 作動中かつ R B 内部中の非 A T 時 (出玉率「0.763」)
- (5) 1 B B 作動中かつ R B 非内部中の A T 時 (出玉率「1.383」)
- (6) 1 B B 作動中かつ R B 内部中の A T 時 (出玉率「2.794」)

となる。

【1358】

上記より、

(1) A T 中の R B 未作動時は出玉率が「1」を超えるが、非 A T 中は出玉率が「1」を超えることはない。

(2) A T 中であっても、R B を入賞させて R B 作動時になってしまうと、出玉率は「1」を下回る。

(3) 非 A T 中の 1 B B 作動時は、非 A T 中の 1 B B 未作動時よりも出玉率が高い。

したがって、たとえば A T を実行する権利を有することなく 1 B B を入賞させて 1 B B 遊技に移行したとしても、1 B B 遊技の一般遊技中及び R B 遊技中のいずれも出玉率が「1」を下回るので、メダルを増加させることはできない。

また、非 A T 中において、1 B B 作動時は 1 B B 未作動時よりも出玉率が高い。しかし、A T 抽選は、1 B B 内部中 (1 B B 未作動時) にのみ実行されるので、1 B B 作動時は A T 抽選を受けることができない。このため、非 A T 中の 1 B B 作動時は、遊技者に不利となる。

また、A T 中 (1 B B 作動時) において、R B 内部中になると、小役 B 1 ~ B 6 条件装置の作動時に 15 枚役が入賞可能となる。よって、A T 中 (1 B B 作動時) において、R B 内部中は R B 非内部中よりも遊技者に有利となる。

なお、上述した出玉率は設定 1 で算出したが、他の設定値 (設定 2 ~ 6) においても、出玉率の大小関係は同じとなる。

【1359】

図 131 は、第 23 実施形態における R T 遷移を示す図である。

非 R T 及び R T 1 は、1 B B 未作動時に相当する。非 R T 及び R T 1 は、1 B B の図柄組合せが停止表示するまで継続する。なお、第 23 実施形態において、R T の移行タイミングは、図柄組合せの停止表示時、すなわち全停時 (すべてのリール 31 の停止時) に設定されている。

非 R T 及び R T 1 では、1 B B (上述した当選番号「25」) が抽選されるが、1 B B に当選し、1 B B 内部中となっただけでは R T は移行せず、それぞれ非 R T 又は R T 1 が維持される。そして、非 R T 又は R T 1 において、1 B B の図柄組合せが停止表示したときは、1 B B 作動時かつ R B 非内部中 (1 B B 遊技の一般遊技) に移行する。

【1360】

1 B B 作動時かつ R T 非内部中は、上述した図 123 に示すように、R B A (当選番号「26」) ~ R B P (当選番号「41」) が抽選される。そして、R B A ~ R B P のいずれかに当選し、当選した R B A ~ R B P が入賞しなかったときは、1 B B 作動時かつ R B 内部中に移行する。1 B B 作動時かつ R B 内部中は、当選を持ち越している R B の図柄組合せが停止表示するまで継続する。そして、R B の図柄組合せが停止表示すると、1 B B 作動時かつ R B 作動時 (R B 遊技) に移行する。

なお、1 B B 作動時かつ R B 非内部中において R B に当選し、当該遊技で R B の図柄組合せが停止表示したときは、1 B B 作動時かつ R B 内部中に移行することなく、1 B B 作動時かつ R B 作動時に移行する。

【1361】

図 122 で示したように、1 B B 条件装置の作動 (1 B B 遊技) は、170 枚を超えるメダルの獲得で終了する。また、1 B B 条件装置の作動中に R B 条件装置が作動すると (R

10

20

30

40

50

B遊技に移行すると)、メダルの獲得が170枚を超えないことを条件に、12回の遊技又は8回の入賞となるまで継続する。RB条件装置が作動した場合において、12回の遊技又は8回の役の入賞となった場合において、1BB条件装置の作動によって170枚を超えるメダルが獲得されていないときは、再度、1BB条件装置作動時かつRB条件装置未作動時に移行する。また、1BB条件装置作動時かつRB条件装置未作動時、又は1BB条件装置作動時かつRB条件装置作動時のいずれにおいても、1BB条件装置の作動によって170枚を超えるメダルが獲得されたときは、(RB条件装置の作動後、12回の遊技又は8回の入賞に到達していない場合であっても)1BB条件装置の作動を終了(1BB遊技を終了)する。

【1362】

1BB条件装置の作動終了後は、RT1に移行する。RT1は、1400遊技を消化するまで、又は1BBの図柄組合せが停止表示するまで継続する。RT1に移行すると、毎遊技、遊技回数をカウントし、後述するアドレス「F00A(H)」のRT遊技回数(_CT_RT_GAME)に記憶しておく。RT1において1BBの図柄組合せが停止表示したときは、上述したように、1BB作動時かつRB非内部中に移行する。これに対し、RT1において1400遊技を消化したときは、非RTに移行する。一旦非RTに移行したときは、再度、1BBが入賞し、1BB作動が終了した場合にRT1に移行することとなる。なお、第23実施形態では、RT1よりも非RTの方がATに当選しやすく設定されている。このため、RT1において「1400」遊技を消化したときは、いわゆる天井に到達したこととなり、非RTにおいてATに当選しやすくなる。

【1363】

また、RT1中に有利区間を終了する場合があるが、有利区間の終了時には、区間種別番号、有利区間クリアカウンタ、差数カウンタ(MYカウンタ)、及びATに関するデータがクリアされる。これに対し、RT1の遊技回数(上述した「_CT_RT_GAME」)はクリアされない。たとえば、RT1の1200遊技目で有利区間の終了条件を満たしたときは、次回遊技は、RT1の1201遊技目かつ非有利区間となる。

さらにまた、第23実施形態では、1400遊技の消化に基づいてRT1から非RTに移行する場合であっても、後述するメイン遊技状態は移行しない。たとえば、RT1の1400遊技目において、メイン遊技状態1に滞在していたときは、次回遊技は、非RTかつメイン遊技状態1となる。

【1364】

ただし、RT1の1400遊技目に、メイン遊技状態を移行する条件を満たしたときは、メイン遊技状態が移行するのはもちろんである。

たとえば第1に、メイン遊技状態1であって、RT1かつRT遊技回数が1400遊技目において、有利区間の遊技回数が1500遊技に到達したときは、今回遊技で有利区間が終了し、次回遊技は、非RTかつメイン遊技状態0となる。

また第2に、メイン遊技状態1であって、RT1かつRT遊技回数が1400遊技目において、ATに当選したときは、次回遊技は、非RTかつメイン遊技状態2(AT前兆)となる。

【1365】

ここで、第23実施形態の有利区間の移行決定は、非RT又はRT1の非有利区間において実行される。特に、第23実施形態における有利区間の移行決定では、当選番号「1」～「4」、及び「6」～「21」の当選となったときに、通常区間から有利区間に移行するようにしている。したがって、非RT又はRT1の非有利区間では、数遊技を消化すれば、ほとんどは有利区間に移行する。有利区間に一度当選すると、有利区間の終了条件を満たして非有利区間に移行しない限り、有利区間の移行決定を行わない。なお、有利区間の移行決定は、当選番号に基づく抽選によって行ってもよい。

【1366】

また、第23実施形態のAT抽選は、非RT又はRT1の有利区間において実行される。さらに第23実施形態では、1BBの当選を持ち越していることがAT抽選の実行条件と

10

20

30

40

50

している。換言すれば、1 B B 非当選時、及び1 B B 作動中はA T 抽選を実行しない。A T の抽選は、レアリプレイの当選に相当する当選番号「3」～「9」の当選時に実行される。

図127 (R T 1) において、A T の当選確率は、たとえば、
リプレイ F 条件装置作動時<リプレイ C 条件装置作動時<リプレイ E 条件装置作動時<リプレイ D (D 1 ~ D 3) 条件装置作動時<リプレイ G 条件装置作動時
のように設定されている。

【1367】

具体的には、たとえば

リプレイ F 条件装置作動時：A T 当選確率10～30%

10

リプレイ C 条件装置作動時：A T 当選確率15～30%

リプレイ E 条件装置作動時：A T 当選確率20～35%

リプレイ D 1 条件装置作動時：A T 当選確率30～50%

リプレイ D 2 条件装置作動時：A T 当選確率40～50%

リプレイ D 3 条件装置作動時：A T 当選確率35～80%

リプレイ G 条件装置作動時：A T 当選確率100%

のように設定されている。各当選確率に幅があるのは、たとえば当該条件装置作動時の演出ステージ（低確率、通常確率、高確率等）で当選確率を異ならせるためである。

【1368】

また、非A T かつR T 1で1400遊技を消化し、いわゆる天井に到達し、非R T に移行したときは、たとえば以下のような当選確率でA T が抽選される。

20

リプレイ F 条件装置作動時：A T 当選確率90%

リプレイ C 条件装置作動時：A T 当選確率90%

リプレイ E 条件装置作動時：A T 当選確率90%

リプレイ D 1 条件装置作動時：A T 当選確率75%

リプレイ D 2 条件装置作動時：A T 当選確率80%

リプレイ D 3 条件装置作動時：A T 当選確率85%

リプレイ G 条件装置作動時：A T 当選確率100%

よって、R T 1よりも非R Tの方が、A T に当選しやすく設定されている。

【1369】

30

非R T 又はR T 1においてA T に当選し、A T の開始条件を満たした後（たとえば、A T 待機カウンタが「0」となった後など）に1 B B の図柄組合せが停止表示して1 B B 作動中になると（1 B B 遊技に移行すると）、A T を開始可能となる。そして、A T は、1 B B 作動が終了するまで継続する。

非R T 又はR T 1において、A T を実行する権利を有することなく（A T に当選することなく）1 B B の図柄組合せを停止表示させ、1 B B 作動中に移行しても、押し順ベル当選時（当選番号「10」～「21」当選時）に有利な押し順（15枚役を入賞させるための押し順）は表示されない（指示機能は作動しない）。

これに対し、非R T 又はR T 1において、A T を実行する権利を有し（A T に当選し）、A T の開始条件を満たした後に1 B B の図柄組合せを停止表示させ、1 B B 作動中に移行したときは、A T が実行され、正解押し順を有する当選番号の当選時には、15枚役（高目ベル）を入賞させるための正解押し順が表示される（指示機能が作動する）。

40

なお、A T を実行する権利を有していても、A T の開始条件を満たしていない状況下（たとえば、A T 前兆カウンタが「0」より大きい場合や、A T 待機カウンタが「0」より大きい場合など）で1 B B の図柄組合せを停止表示させ、1 B B 作動中に移行しても、A T は実行しない。すなわち、押し順ベル当選時に有利な押し順は表示されない（指示機能は作動しない）。

【1370】

ここで、A T 中であって、1 B B 作動中のR B 非内部中であるときは、当選番号「10」～「15」（小役A1～小役A6）当選時には、正解押し順が表示される（指示機能の作

50

動)。

これに対し、AT中であって、1BB作動時かつRB非内部中では、当選番号「16」～「21」(小役B1～B6)に当選しても、指示機能は作動しない。上述したように、1BB作動時かつRB非内部中において、小役B1～B6条件装置作動時は、正解押し順を有さず、いずれの押し順でストップスイッチ42が操作されても、1枚役が入賞する(15枚役は入賞しない)からである。

これに対し、AT中であって、1BB作動中のRB内部中であるときは、当選番号「10」～「15」(小役A1～小役A6)当選時には、正解押し順が表示される(指示機能が作動する)。

同様に、AT中であって、1BB作動中のRB内部中であるときは、当選番号「16」～「21」(小役B1～B6)当選時は、正解押し順が表示される(指示機能が作動する)。

【1371】

また、1BB作動中におけるRBの当選確率置数は、合算で「28912」であり、その当選確率は、約4.4%である。このため、1BB作動中となったときは、早期にRBに当選する。ただし、AT中は、当選したRBを入賞させることなく遊技を消化することが第23実施形態の前提となっている。1BB作動中にRB内部中になると、図129に示すように、当選番号「1」及び「10」～「21」の合算の置数は、たとえば設定1で「50424」である。よって、約23%の確率で非当選となり、当該非当選となった遊技では、RBの入賞可能性を有する。当該非当選となり、RBの入賞可能性を有する遊技では、遊技者に対し、RBが入賞する可能性を有する遊技であることを示唆する演出を出力する。遊技者は、この演出が出力されたときは、RBが入賞しないようにストップスイッチ42の停止操作を行う。なお、RBの入賞可能性を有する遊技において、メイン制御基板50側の表示器(たとえば獲得数表示LED78)で目押し位置等は報知しない(指示機能は作動しない)。

仮に、1BB作動中にRBが入賞したときは、RB遊技に移行する。RB遊技は、上述したように、出玉率が1BB遊技の一般遊技よりも低くなる。RB遊技では、12回の遊技又は8回の役の入賞によって終了し、その時点で1BB遊技の終了条件(170枚を超えるメダルの獲得)を満たしていなければ、再度、1BB遊技の一般遊技に戻る。

【1372】

図132は、第23実施形態におけるメイン遊技状態の遷移を示す図である。

第23実施形態のメイン遊技状態は、メイン遊技状態0～メイン遊技状態5を備える。

メイン遊技状態0は、非有利区間であり、メイン遊技状態1～メイン遊技状態5は、有利区間である。

また、メイン遊技状態2及び3は、ATに当選しているが、非ATの遊技状態である。また、メイン遊技状態4は、AT中の遊技状態である。さらにまた、メイン遊技状態0、1及び5は、非ATであり、かつATに当選していない遊技状態である。

【1373】

メイン遊技状態0は、非有利区間かつ非ATの状態である。メイン遊技状態0では、有利区間抽選及びAT抽選が実行される。メイン遊技状態0において、有利区間に当選し、かつAT非当選であるときはメイン遊技状態1に移行する。これに対し、メイン遊技状態0において、有利区間に当選し、かつATに当選したときは、メイン遊技状態2に移行する。

【1374】

メイン遊技状態1では、有利区間抽選は実行されないが、AT抽選が実行される。そして、ATに当選したときは、メイン遊技状態2に移行する。また、AT当選時は、併せてATセット数についても抽選され、抽選で決定したATセット数がATセット数カウンタに記憶される。なお、「ATセット数」とは、メイン遊技状態4(ATかつ1BB作動)を何回実行するかを定めたカウンタである。

これに対し、メイン遊技状態1において、ATに当選することなく、有利区間の終了条件を満たしたとき(たとえば、有利区間の遊技回数が1500遊技に到達したときや、有利区間の転落抽選に当選したとき)は、メイン遊技状態0に移行する。

【1375】

なお、メイン遊技状態1においてメイン遊技状態0への移行条件を満たした場合であっても、RTは移行しない。たとえば、RT1かつメイン遊技状態1において、有利区間の終了条件を満たしたときは、RT1において1400遊技に到達していない限り、次回遊技は、RT1かつメイン遊技状態0となる。

メイン遊技状態2は、AT前兆の遊技状態である。AT当選時にAT前兆遊技回数がたとえば抽選等で決定され、AT前兆カウンタにセットされる。そして、メイン遊技状態2は、AT前兆カウンタが「0」になるまで実行される。AT前兆カウンタが「0」となったときは、メイン遊技状態3に移行する。

【1376】

メイン遊技状態3は、AT準備中の遊技状態である。メイン遊技状態3は、AT待機カウンタが「0」となり、かつ1BBの図柄組合せが停止表示されるまで継続する。ここで、第23実施形態では、ATが複数セットを有する場合において、後述するメイン遊技状態4（1BB作動かつAT）を終了し、メイン遊技状態3に戻ったときに、いち早く1BBの図柄組合せを停止表示させてメイン遊技状態4に移行させるのではなく、出玉が増加しすぎること防止するために、ある程度出玉調整（低減）を行ってからメイン遊技状態4に移行させるために、メイン遊技状態3における一定の遊技回数を確保するようにしている。たとえばメイン遊技状態4からメイン遊技状態3に移行したときは、AT待機カウンタに「1」～「8」のいずれかをセットし（抽選で決定する）、1BBに当選した遊技、又は小役若しくはリプレイに当選していない遊技で、「1」を減算する。そして、AT待機カウンタが「0」になった場合において、1BBの内部中であるときは、1BBの図柄組合せを停止表示させるための報知を行う。

なお、メイン遊技状態3において出玉調整（低減）を行う理由は、複数セットのATを連続で実行すると、試射試験において不適合になりやすいためである。試射試験では、たとえば任意の「400」遊技回数間で出玉率を「220」%未満にする必要がある。そのため、複数セットのATを実行する場合には、1つのセットのATが終了した後、ATを実行しない遊技区間（出玉調整（低減）を行う期間）を経てから、次のセットのATを実行するようにしている。

【1377】

また、メイン遊技状態3では、ATセット数カウンタの加算抽選が実行される。たとえば、メイン遊技状態3においてレア役（当選番号「2」～「9」）に当選したときには、ATセット数の加算抽選を実行する。そして、ATセット数の加算抽選に当選したときは、ATセット数カウンタに、当選したATセット数を加算する。

メイン遊技状態3において、AT待機カウンタが「0」となったときは、その後の入賞及びリプレイ条件装置番号が「0」の遊技で、「青BAR」を狙え！」と画像表示する。なお、「青BAR」を狙え！」と画像表示するのは、1BBの当選を持ち越している又は1BBに当選していることが条件となる。これにより、1BBの図柄組合せを停止表示させることを遊技者に促す。

【1378】

なお、「青BAR」を狙え！」を画像表示した遊技において、遊技者が1BBの図柄組合せを停止表示させることができないときは、その後の入賞及びリプレイ条件装置番号が「0」の遊技で、再度、「青BAR」を狙え！」と画像表示する。また、最初に「青BAR」を狙え！」と画像表示した後は、ATセット数の加算抽選を実行しないようにしてもよいが、第23実施形態では、最初に「青BAR」を狙え！」と画像表示した後であっても、1BBの図柄組合せが停止表示するまでは、ATセット数の加算抽選を実行する。ただし、1BBの図柄組合せを意図的に引き伸ばしても遊技者にメリットがないように、ATセット数の加算抽選の当選確率を設定している（ATセット数の加算抽選の当選確率を、AT待機カウンタが「0」となる前よりも低く設定している）。

【1379】

メイン遊技状態3においてAT待機カウンタが「0」となり、かつ1BBの図柄組合せが

10

20

30

40

50

停止表示したときは、メイン遊技状態 4 に移行する。メイン遊技状態 4 は、1 B B 作動時（1 B B 遊技）かつ A T に相当する。したがって、メイン遊技状態 4 は、メダル獲得枚数が 1 7 0 枚を超えるまで実行される（図 1 2 2 参照）。メイン遊技状態 4 においてメダル獲得枚数が 1 7 0 枚を超えたときは、メイン遊技状態 4 の終了条件を満たすと判断し、その時点での A T セット数カウンタやエンディングカウンタの値に基づいて、メイン遊技状態 3（A T 準備）、メイン遊技状態 5（A T 引戻し）、メイン遊技状態 0（非有利区間）のいずれかに移行する。

A T セット数カウンタは、メイン遊技状態 4 の終了時ごとに「1」ずつ減算される。そして、A T セット数カウンタが「0」であるときは A T を実行する権利を有しないと判断し、「1」以上であるときは A T を実行する権利を有すると判断する。

10

【1380】

エンディングカウンタは、他の実施形態でも説明した差数カウンタ（「M Y カウンタ」とも称する。）及び有利区間クリアカウンタの値に基づいて設定される。有利区間は、差数カウンタが「2 4 0 0（D）」となったとき、又は有利区間の遊技回数が「1 5 0 0」遊技となったときは終了する必要がある。そこで本実施形態では、差数カウンタ値が「1 9 5 1（D）」を超えたとき、又は有利区間クリアカウンタ値が「2 0 0（D）」未満となったときに、エンディングカウンタに「2」をセットする。

そして、メイン遊技状態 4 の終了時に、エンディングカウンタが「1」以上であるときは、「1」を減算する。エンディングカウンタが「1」から「0」になったときは、有利区間（及び A T）の終了条件を満たすと判断し、メイン遊技状態 0 に移行する。このように設定すれば、差数カウンタ値が「2 4 0 0（D）」に到達する前、及び有利区間クリアカウンタが「0」になる前に有利区間を終了することができる。

20

【1381】

一方、メイン遊技状態 4 の終了時に、A T セット数カウンタが「1」以上であり、かつ、エンディングカウンタが「1」から「0」になった場合以外は、メイン遊技状態 3 に移行する。メイン遊技状態 3 に移行したときは、A T 待機カウンタ値を「0」～「8」の中から抽選で 1 つを決定し、セットする。

また、メイン遊技状態 4 の終了時に、A T セット数カウンタが「0」であるときは、メイン遊技状態 5（A T 引戻し）に移行する。メイン遊技状態 5 は、非 A T であるが、メイン遊技状態 5 において A T に当選したときは、それ以前の A T における獲得枚数のデータやセット数が引き継がれ、画像表示装置 2 3 に画像表示される。

30

【1382】

メイン遊技状態 5 に移行したときは、A T 引戻しカウンタに所定値、たとえば「5 0（D）」がセットされ、毎遊技「1」減算される。メイン遊技状態 5 の終了条件は、A T 引戻しカウンタが「0」になったこと、又は A T に当選したことである。

A T 引戻しカウンタが「0」になった場合には、有利区間クリアカウンタ値を判断し、有利区間クリアカウンタ値が「6 0 0（D）」未満であるときは、有利区間を終了してメイン遊技状態 0 に移行する。有利区間クリアカウンタ値が「6 0 0（D）」未満であるときは、その後に A T に移行した場合において、有利区間の残り遊技回数が少ないために、A T が継続できなくなるおそれがあることから、一旦、有利区間を終了する。上述したように、メイン遊技状態 0 に移行すれば、数遊技を消化すれば再度有利区間に当選し、少なくともメイン遊技状態 1 に移行する。

40

【1383】

これに対し、メイン遊技状態 5 で A T 引戻しカウンタが「0」になった場合において、有利区間クリアカウンタ値が「6 0 0（D）」以上であるときは、有利区間を終了せずに、メイン遊技状態 1 に移行する。そして、A T 抽選を継続する。

また、メイン遊技状態 5 で A T 引戻しカウンタが「0」になる前に A T に当選したときは、メイン遊技状態 3 に移行する。なお、メイン遊技状態 5 において A T に当選したときは、メイン遊技状態 2（A T 前兆）に移行してもよいが、本実施形態では、メイン遊技状態 3（A T 準備）に移行する。メイン遊技状態 3 に移行したときは、上述と同様に、A T 待

50

機カウンタ値の抽選を実行し、抽選で決定した値をA T待機カウンタに記憶する。

【1384】

なお、メイン遊技状態4又は5において、有利区間クリアカウンタが「0」になる前にメイン遊技状態0に移行させるとき、及びメイン遊技状態1において有利区間クリアカウンタが「0」になる前に有利区間の転落抽選に当選したことに基づいてメイン遊技状態0に移行させるときは、図51の有利区間クリアカウンタ管理が実行される前に、有利区間クリアカウンタに（それまでの値にかかわらず）「1」を記憶する処理を実行する（後述する図150に示す有利区間終了準備）。これにより、その後、図51の有利区間クリアカウンタ管理が実行されると、有利区間クリアカウンタ値は、「1」減算前の値が「1」、かつ「1」減算後の値が「0」となるので、有利区間の終了条件を満たすと判断され、ステップS424からステップS435に進んで、有利区間の終了に基づくRWMクリア処理が実行される。

10

【1385】

なお、メイン遊技状態0又は1において、1BBの図柄組合せを停止表示させても、メイン遊技状態4（A T）には移行しない。したがって、この場合には、メイン遊技状態0又は1、1BB作動、かつ非A Tとなる。

【1386】

図133～図138は、第23実施形態において、RWM53に記憶されるデータのうち、第23実施形態に係る主要なデータを示す図である。なお、図133～図138に示すデータは、一部のデータであり、図示したデータ以外にも、種々のデータがRWM53に記憶される。また、以下の説明（特にRWM名称）において、「#」は、「1」（第1リール31）～「3」（第3リール31）のすべてを指す場合と、「1」～「3」の任意の1つを指す場合とを有する。

20

また、「アドレス」の欄内にかっこ書きで示す数値は、その記憶領域のバイト数を示している。

【1387】

図133において、アドレス「F009（H）」のRT状態番号（_NB_RT_STS）は、現在のRTを示すデータを記憶する記憶領域であり、非RTであるときは「0」が記憶され、RT1であるときは「1」が記憶される。図131に示すように、第23実施形態では、RT1から非RTに移行する場合を有するが、RT1において「1400」遊技に達した遊技のたとえば遊技終了時に、RT状態番号として「0」が記憶される。

30

また、1BB作動の終了条件を満たし、RT1に移行するときは、1BB作動の終了条件を満たした遊技の遊技終了時に、RT状態番号として「1」が記憶される。

【1388】

アドレス「F00A（H）」のRT遊技回数（_CT_RT_GAME）は、RT1の遊技回数をカウントするためのカウンタの記憶領域である。1BB作動を終了してRT1に移行したときは、この記憶領域に「1400（D）」が記憶され、1遊技を消化するごとに「1」減算される。RT遊技回数が「0」となったときは、非RTへの移行条件を満たすと判断する。

アドレス「F00D（H）」の役物条件装置番号（_NB_CND_BNS）は、現在作動している役物の種類を示すデータを記憶する記憶領域である。ここに記憶される値は、図122に示す役物条件装置番号に対応する。たとえば役物未作動時には「0」が記憶され、1BB作動時には「1」が記憶され、RBA作動時には「2」が記憶される。

40

【1389】

アドレス「F00E（H）」の1BB作動時の獲得可能枚数（_CT_BIG_PAT）は、1BB作動時（1BB遊技）での残り獲得可能枚数を記憶する記憶領域である。1BB作動となったときは、この記憶領域に「170（D）」を記憶する。そして、1BB作動中（1BB遊技中）は、メダルの払出しがあるごとに、この記憶領域の値を減算していく。1BB作動中にこの記憶領域の値が「0」となったときは、1BB作動の終了条件を満たすと判断する。

50

【1390】

アドレス「F00F(H)」のRB作動時の遊技回数(_CT_BONUS_PLAY)は、RB作動時の遊技回数をカウントするカウンタを記憶する記憶領域である。RB作動となったときは、この記憶領域に「12(D)」を記憶し、RB作動時の「1」遊技ごとに「1」を減算する。そして、RB作動時の遊技回数が「0」となったときは、RB作動の終了条件を満たす。

アドレス「F010(H)」のRB作動時の入賞回数(_CT_BONUS_WIN)は、RB作動時の役の入賞回数をカウントするカウンタを記憶する記憶領域である。RB作動となったときは、この記憶領域に「8(D)」を記憶し、RB作動時の役の入賞が1回あるごとに「1」を減算する。そして、RB作動時の入賞回数が「0」となったときは、RB作動の終了条件を満たす。

10

【1391】

アドレス「F012(H)」の入力ポートレベルデータA(_PT_IN_A_LV)は、スタートスイッチ41及びストップスイッチ42の信号のオン／オフを記憶する記憶領域である。今回の割込み処理において、スタートスイッチ41及び(左、中、右)ストップスイッチ42の信号を判断し、オンであるときは「1」、オフであるときは「0」を記憶する。アドレス「F015(H)」の入力ポートレベルデータA(前回)(_PT_IN_A_BK)は、前回の割込み処理での入力ポートレベルデータA(_PT_IN_A_LV)の値を記憶する記憶領域である。

【1392】

アドレス「F017(H)」の入力ポート立ち上がりデータAは、スタートスイッチ41及びストップスイッチ42の信号の立ち上がりの有無を記憶する記憶領域である。前回の割込み処理時のレベルデータが「0」、かつ今回の割込み処理のレベルデータが「1」であるときは、立ち上がりデータとして「1」が記憶される。これに対し、前回の割込み処理時のレベルデータが「1」、かつ今回の割込み処理のレベルデータが「1」であるときは、立ち上がりデータは「0」である。同様に、前回の割込み処理時のレベルデータが「0」、かつ今回の割込み処理時のレベルデータが「0」であるときは、立ち上がりデータは「0」である。さらに、前回の割込み処理のレベルデータが「1」、かつ今回の割込み処理時のレベルデータが「0」であるときは、立ち上がりデータは「0」である(この場合は、立ち下がりデータが「1」となる。))。

20

30

【1393】

図134において、アドレス「F019(H)」の第1リールモータ信号データ(_PT_MOTOR1)は、第1リールに係るモータ32のどの相に励磁をかけるかを記憶する記憶領域である。第1リールモータ信号データ中、「1」はオン(励磁をかける)、「0」はオフ(励磁をかけない)ことに相当する。この記憶領域に記憶されたデータに基づいて、割込み処理時のポート出力処理(後述する図151のステップS462)で、モータ32に励磁をかける。

なお、本実施形態では、第1リールは左リール31に相当し、第2リールは中リール31に相当し、第3リールは右リール31に相当する。

【1394】

また、第1リールモータ信号データのうち、D0ビットはφ1、D1ビットはφ2、D2ビットはφ3、D3ビットはφ4に相当する。第1リールモータ信号データには、後述する図158に示すリール駆動パルステーブルから選択された1つのパルスデータが記憶される。たとえば、図158に示すように、今回の割込み処理では、φ0及びφ3をオンにする励磁をかけるときは、アドレス「1100(H)」のパルスデータ「00001001(B)」が、アドレス「F019(H)」に記憶される。

40

【1395】

アドレス「F01A(H)」の第2リールモータ信号データ(_PT_MOTOR2)は、第2リール(中リール31)に係るモータ32のどの相に励磁をかけるかを記憶する記憶領域である。その内容は、アドレス「F019(H)」の第1リールモータ信号データ(_PT_

50

MOTOR1)と同様である。

同様に、アドレス「F01B(H)」の第3リールモータ信号データ(_PT_MOTOR3)は、第3リール(右リール31)に係るモータ32のどの相に励磁をかけるかを記憶する記憶領域である。その内容は、アドレス「F019(H)」の第1リールモータ信号データ(_PT_MOTOR1)と同様である。

【1396】

アドレス「F039(H)」の第1リール指定図柄位置検索待機時間(_TM2_TARPIC_WAIT)は、待機演出を実行するときに、第1リール31の減速を開始するための待機時間を計測するためのタイマ値の記憶領域である。待機演出の実行開始時に、この記憶領域に所定値が記憶され、割込み処理ごとに「1」ずつ減算されていく。そして、この記憶領域の値が「0」になったことを条件として、第1リール31の停止が許可される。換言すれば、この記憶領域の値が「0」になっていないときは、第1リール31を停止させずに回転中を維持する。

【1397】

具体的には、後述する図145に示すリール演出実行タイマテーブル1~8のうち、停止図柄に対応するリール演出実行タイマテーブルが選択される。たとえば、後述する図144中、待機演出番号1時に相当する「中段「黒BAR」揃い」に停止図柄が決定された場合には、待機演出番号1に対応するリール演出実行タイマテーブルとして、図145中、リール演出実行タイマテーブル1(_TBL_TARPIC_TM1)が選択される。そして、リール演出実行タイマテーブル1において、第1(左)リール31の指定図柄位置検索待機時間は、「14112(D)」であるので、この値がアドレス「F039(H)」に記憶される。

アドレス「F039(H)」の第1リール指定図柄位置検索待機時間に所定値が記憶されると、割込み処理ごとに「1」減算され、当該値が「0」になったときは、待機時間を経過したと判断される。なお、割込み処理ごとに「1」減算するのではなく、複数回の割込み処理ごとに「1」を減算する仕様としてもよい。

【1398】

ここで、第23実施形態では、定速時のリール31が1回転(360度回転)するのは、モータ32の「336」ステップに相当する。そして、2割込みごとにモータ32を1ステップ駆動するので、定速時のリール31の1回転(360度回転)は、「672」割込みに相当する。

したがって、図145中、たとえばリール演出実行タイマテーブル1(_TBL_TARPIC_TM1)(待機演出1)が選択されたときは、最初に左リール31が停止した後、中リール31は、概ね1回転した後(「670」割込み後)に停止する。さらに、中リール31が停止した後、右リール31は、概ね2回転した後(「1340」割込み後)に停止する。他のリール演出実行タイマテーブルが選択されたときも同様に、最初のリール31が停止した後、概ね1回転又は1回転以上回転した後に2番目のリール31が停止する。さらに、2番目のリール31が停止した後、概ね2回転又は2回転以上回転した後に3番目のリール31が停止する。

また、1番目のリール31が停止してから2番目のリール31が停止するまでの時間よりも、2番目のリール31が停止してから3番目のリール31が停止するまでの時間の方が長く設定されている。これにより、3番目のリール31がどの図柄で停止するかの期待感を遊技者に与えることや、1番目及び2番目に停止したリール31の図柄を見て楽しむ時間(達成感)を与えることが可能となる。

【1399】

上記のアドレス「F039(H)」は、第1(左)リール指定図柄位置検索待機時間の記憶領域であるが、第2(中)リール指定図柄位置検索待機時間、及び第3(右)リール指定図柄位置検索待機時間の記憶領域として、それぞれ、アドレス「F03B(H)」及びアドレス「F03D(H)」が設けられている。

たとえば、上述した図145中、リール演出実行タイマテーブル1(_TBL_TARPIC_TM1

10

20

30

40

50

）が選択されたときは、アドレス「F 0 3 B (H)」には、第 2 (中) リール指定図柄位置検索待機時間として、「1 4 1 1 2 + 6 7 0 = 1 4 7 8 2 (D)」が記憶される。同様に、アドレス「F 0 3 D (H)」には、第 3 (右) リール指定図柄位置検索待機時間として、「1 4 1 1 2 + 2 0 1 0 = 1 6 1 2 2 (D)」が記憶される。

【1 4 0 0】

アドレス「F 0 4 1 (H)」の待機時間 (TM2_WAIT) は、1 B B の当選情報を持ち越しており、第 2 停止時に 1 B B の図柄組合せが停止表示可能となった場合、換言すれば 1 B B の図柄組合せがテンパイした場合 (第 2 停止時に 1 B B の図柄組合せを構成する図柄が有効ラインに停止し、未だ第 3 停止していない場合) に、第 3 停止の操作受付を許可するまでの待機時間の記憶領域である。

ここで、「テンパイ」とは、1 B B を例に挙げると、1 つのリール 3 1 が回転中であり、残り 2 つのリール 3 1 が停止した場合において、1 B B の図柄組合せを構成する図柄が (有効ライン上に) 停止表示し、前記 1 つのリールの停止時に、1 B B の図柄組合せを構成する図柄が停止表示したときに、1 B B の図柄組合せが停止表示した (1 B B が入賞した) ことになる状況を指す。たとえば前記 1 つのリール 3 1 が右リール 3 1 である場合には、有効ライン上に「青 B A R (左上段)」-「青 B A R (中中段)」-「回転中」となった場合に相当する。

【1 4 0 1】

1 B B の図柄組合せの停止表示が許可されている状態 (メイン遊技状態 3、及び A T 待機カウンタが「0」のとき) ではこの待機時間は設定されないが、それ以外の場合には、1 B B の図柄組合せがテンパイしたタイミング (第 2 停止時) に待機時間が設定される。初期値は「8 9 6 (D)」である。そして、割込み処理ごとに待機時間を減算し、「0」になったときは、第 3 停止操作を受け付ける。

なお、第 2 3 実施形態の割込み周期は、「1. 1 1 7」ms である。

また、第 2 3 実施形態では、1 B B に対応する図柄組合せが停止表示可能となった遊技でなければ、1 B B はテンパイしないように設定されている。しかし、これに限らず、1 B B に対応する図柄組合せを停止表示することができない遊技であっても、1 B B がテンパイ可能としてもよい。たとえば、小役当選時の遊技で 1 B B がテンパイ可能とすることが挙げられる。そして、1 B B に対応する図柄組合せを停止表示することができない遊技では、1 B B がテンパイしても、待機時間をセットしないようにすることも可能である。

【1 4 0 2】

待機時間として「8 9 6 (D)」がセットされ、1 割込みごとに「1」減算されるので、1 B B の図柄組合せがテンパイしたタイミングから、約 1 秒間 ($1. 1 1 7 \times 8 9 6 = \text{約 } 1 0 0 0 \text{ ms}$) の待機処理 (第 3 ストップスイッチ 4 2 が操作されても第 3 リール 3 1 を停止させない処理。換言すれば、第 3 ストップスイッチ 4 2 の停止操作を受け付けない処理) が実行される。

なお、リール 3 1 が 1 回転 (3 6 0 度回転) するのは、上述したように、第 2 3 実施形態ではモータ 3 2 の「3 3 6」ステップに相当する。また、第 2 3 実施形態では、モータ 3 2 の 1 ステップは、2 割込み ($2. 2 3 4 \text{ ms}$) に相当し、モータ 3 2 が「3 3 6」ステップだけ駆動する時間、換言すればリール 3 1 が 1 回転する時間は、「 $2. 2 3 4 \times 3 3 6 = 7 5 0. 6 2 4 \text{ ms}$ 」である。

よって、1 B B の図柄組合せがテンパイしたタイミングからの待機時間 (約 1 0 0 0 ms) > リール 3 1 の 1 回転時間 (約 7 5 1 ms)

となっている。

このように設定すれば、待機時間を最小限にしつつ、遊技者の不意な停止操作によって 1 B B が入賞してしまうことを防止することができる。

【1 4 0 3】

一方、待機時間は、たとえばリール 3 1 が 4 回転する時間 (約 3 秒) 以下に設定することが好ましい。たとえば、第 3 ストップスイッチ 4 2 を操作したときに待機時間が経過していなかったために第 3 リール 3 1 が停止しなかったときは、遊技者は、改めて、注意を払

10

20

30

40

50

って第3ストップスイッチ42の停止操作を試みるが、その時点では、待機時間が経過していることが望ましいからである。

【1404】

図135～図137において、図135は第1リール31のデータを示し、図136は第2リール31のデータを示し、図137は第3リール31のデータを示している。

図135において、アドレス「F04D(H)」の第1リール駆動状態(_WK_RL1_STS)は、第1リール31に係るモータ32の駆動状態を示すデータを記憶する記憶領域である。本実施形態では、2割込み処理に1回、励磁更新タイミングを迎えるように設定されている。ただし、これに限らず、たとえば、割込み処理ごとに励磁を更新可能としてもよい。割込み処理ごとに励磁を更新可能とした場合には、割込み処理の周期を「2.235」msごとにする等が挙げられる。本実施形態のように、複数回の割込み処理で1回の励磁を行う場合には、励磁更新タイミングであるか否かを判断するためのフラグとして、D7ビットを割り当てている。本実施形態では、D7ビットが「1」であるときは、非励磁更新タイミングを示し、「0」であるときは励磁更新タイミングであることを示す。割込み処理ごとにこのデータのD7ビットを判断し、「0」であるときは「1」に更新し、「1」であるときは「0」に更新する。

【1405】

また、D0～D3の下位4ビットで、リール駆動状態番号を表している。図135に示すように、「0」は停止、「1」は減速、「2」は加速、「3」は加速開始、「4」は減速開始、「5」は定速を示す。たとえば、当該割込み処理が非励磁更新タイミングであり、かつリール駆動状態が定速（「5」）であるときは、「10000101(B)」が記憶される。

【1406】

上記のアドレス「F04D(H)」の第1リール駆動状態は、第1リール31に係るモータ32についてのものであるが、第2リール31に係るモータ32についての駆動状態を示すデータを記憶する記憶領域として、アドレス「F058(H)」(図136)の第2リールの駆動状態(_WK_RL2_STS)が設けられている。

また、第3リール31に係るモータ32についての駆動状態を示すデータを記憶する記憶領域として、アドレス「F063(H)」(図137)の第3リールの駆動状態(_WK_RL3_STS)が設けられている。

【1407】

アドレス「F04E(H)」の第1リールモータインデックス(_FL_RL1_MT_IDX)は、第1リール31のモータインデックス信号のオン／オフを記憶する記憶領域であり、前回の割込み処理で取得した信号をD4ビットに記憶し、今回の割込み処理で取得した信号をD0ビットに記憶する。

ここで、モータインデックス1信号は、第1リール31のインデックスをリールセンサ33が検知している状態ではオンとなり、第1リール31のインデックスをリールセンサ33が検知していない状態ではオフとなる信号である。

したがって、たとえば第1リールモータインデックスが「00000000(B)」であるときは、前回の割込み処理及び今回の割込み処理のいずれも、モータインデックス1信号がオフである（リールセンサ33がインデックスを検知していない）ことを意味する。また、第1リールモータインデックスが「00000001(B)」であるときは、前回の割込み処理ではモータインデックス1信号がオフであり、今回の割込み処理ではモータインデックス1信号がオンである（リールセンサ33がインデックスを検知した）こと（立ち上がり）を意味する。

【1408】

さらにまた、第1リールモータインデックスが「00010001(B)」であるときは、前回の割込み処理及び今回の割込み処理のいずれも、モータインデックス1信号がオンであることを意味する。

さらに、第1リールモータインデックスが「00010000(B)」であるときは、前

10

20

30

40

50

回の割込み処理ではモータインデックス1信号がオンであり、今回の割込み処理ではモータインデックス1信号がオフである（立ち下がり）を意味する。

【1409】

上記のアドレス「F04E（H）」の第1リールモータインデックスは、左リール31についての記憶領域であるが、第2リール31のリールモータインデックスの記憶領域として、アドレス「F059（H）」（図136）の第2リールモータインデックス（_FL_RL2_MT_IDX）が設けられている。

また、第3リール31のリールモータインデックスを示す記憶領域として、アドレス「F064（H）」（図137）の第3リールモータインデックス（_FL_RL3_MT_IDX）が設けられている。

10

【1410】

アドレス「F04F（H）」の第1リール駆動パルス出力カウンタ（_CT_RL1_PLSOUT）は、第1リール31に係るモータ32の励磁を切り替える割込み回数に対応する値を記憶する記憶領域である。具体的には、後述する図156に示す加速・減速パルス出力カウンタテーブル（TBL_PULSE_UP）において、現在のステップ目に対応する値を、この記憶領域に記憶する。たとえば加速時の1ステップ目である場合には、アドレス「1058（H）」に対応する値「25（D）」を、この記憶領域に記憶する。そして、2割込み処理ごとに「1」ずつ減算し、「0」となったときは、次の2ステップ目の値「25（D）」をこの記憶領域に記憶し、2割込み処理ごとに「1」ずつ減算していく。さらにまた、減速時には、アドレス「1050（H）」に対応する値「90（D）」をこの記憶領域に記憶し、2割込み処理ごとに「1」ずつ減算していく。ただし、リール31の停止中、定速中、又は減速開始時には、この記憶領域に「1」が記憶され、かつ、割込み処理時に「1」減算されない。

20

【1411】

上記のアドレス「F04F（H）」の第1リール駆動パルス出力カウンタ（_CT_RL1_PLSOUT）は、第1リール31に係るモータ32についての記憶領域であるが、第2リール31に係るモータ32についての駆動パルス出力カウンタの記憶領域として、アドレス「F05A（H）」（図136）に、第2リール駆動パルス出力カウンタ（_CT_RL2_PLSOUT）が設けられている。

また、第3リール31に係るモータ32についての駆動パルス出力カウンタの記憶領域として、アドレス「F065（H）」（図137）に、第3リール駆動パルス出力カウンタ（_CT_RL3_PLSOUT）が設けられている。

30

【1412】

アドレス「F050（H）」の第1リール駆動パルス切替え回数（_CT_RL1_PLSCHG）は、第1リール31に係るモータ32の加速時における駆動パルスの切替え回数を記憶する記憶領域である。後述する図156（加速・減速パルス出力カウンタテーブル（TBL_PULSE_UP））に示すように、リール31の加速時には、1ステップ目から8ステップ目まで、8回、パルスを切り替える。このため、第1リール駆動パルス切替え回数の初期値は「9」に設定され、最初に「1」が減算されて「8」になると、上述した第1リール駆動パルス出力カウンタ（_CT_RL1_PLSOUT）には、1ステップ目に対応する値「25（D）」が記憶される。上述したように、第1リール駆動パルス出力カウンタは、加速又は減速時には2割込み処理ごとに「1」減算される。そして、第1リール駆動パルス出力カウンタが「0」になったときは、第1リール駆動パルス切替え回数から「1」が減算される。このようにして、第1リール駆動パルス切替え回数が「0」になるまで、第1リール駆動パルス出力カウンタが「0」になるごとに「1」ずつ減算される。

40

【1413】

上記のアドレス「F050（H）」の第1リール駆動パルス切替え回数（_CT_RL1_PLSCHG）は、第1リール31に係るモータ32についての記憶領域であるが、第2リール31に係るモータ32についての記憶領域として、アドレス「F05B（H）」（図136）に、第2リール駆動パルス切替え回数（_CT_RL2_PLSCHG）が設けられている。

50

また、第3リール31に係るモータ32についての記憶領域として、アドレス「F066(H)」(図137)に、第3リール駆動パルス切替え回数(_CT_RL3_PLSCHG)が設けられている。

【1414】

アドレス「F051(H)」の第1リール回転不良検出カウンタ(_CT_RL1_BAD)は、第1リール31の回転が正常か異常(脱調)かを判断するためのカウンタの記憶領域である。第1リール回転不良検出カウンタには、第1リール31が定速となったときに初期値として「0」が記憶される。そして、第1リール31の定速中であるときは「1」加算され、「1」加算後の値が「0」となったとき(すなわち、加算前の値が「255(D)」であり、「1」加算した結果、桁が繰り上がり、ゼロフラグ＝「1」となったとき)は、第1リール31の回転が正常でないと判断される。

10

第1リール31が定速になった後、第1リールモータインデックス(_FL_RL1_MT_IDX)の値が変化したと判断されたときは、第1リール回転不良検出カウンタはクリアされる。

【1415】

上記のアドレス「F051(H)」の第1リール回転不良検出カウンタ(_CT_RL1_BAD)は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F05C(H)」(図136)に、第2リール回転不良検出カウンタ(_CT_RL2_BAD)が設けられている。

また、第3リール31についての記憶領域として、アドレス「F067(H)」(図137)に、第3リール回転不良検出カウンタ(_CT_RL3_BAD)が設けられている。

20

【1416】

アドレス「F052(H)」の第1リールの1図柄のステップ番号(_NB_RL1_STEP)は、第1リール駆動状態が定速又は減速開始のときに、ステップ番号を記憶する記憶領域である。

第1リールモータインデックス(_FL_RL1_MT_IDX)の立ち上がり時に、初期値(設計値)として「3」が記憶される。

また、第1リール駆動状態が定速又は減速開始の場合において、励磁更新タイミングのときに「1」減算され、「0」となったときは、1図柄分移動したと判断される。

1図柄分移動したと判断された場合において、図柄番号が「2」、「7」、「12」、及び「17」のときは、初期値として「16(D)」を記憶し、それ以外の図柄番号であるときは、初期値として「17(D)」を記憶する。

30

第23実施形態のモータ32の1回転でのステップ数は「336」であり、リール31の図柄数は「20」であるので、4図柄分については1図柄のステップ数を「16」とし、16図柄分については1図柄のステップ数を「17」としている($4 \times 16 + 16 \times 17 = 336$)。つまり、ほぼ等間隔で1図柄が16ステップになるように割り当てられているため、リール31の停止時には、極力、図柄の中心で停止するように構成されている。

【1417】

上記のアドレス「F052(H)」の第1リールの1図柄のステップ番号(_NB_RL1_STEP)は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F05D(H)」(図136)に、第2リールの1図柄のステップ番号(_NB_RL2_STEP)が設けられている。

40

また、第3リール31についての記憶領域として、アドレス「F068(H)」(図137)に、第3リールの1図柄のステップ番号(_NB_RL3_STEP)が設けられている。

【1418】

アドレス「F053(H)」の第1リール図柄番号(通過位置用)(_NB_RL1_PASPIC)は、現在通過している第1リール31の図柄番号を記憶する記憶領域である。初期値としては、「255(D)(FF(H))」が記憶される。そして、第1リールモータインデックス(_FL_RL1_MT_IDX)に変化があったと判断された場合において、立ち上がり時(D0ビットが「1」、D4ビットが「0」)であるときは「10(D)」が記憶され、立ち下がり時(D0ビットが「0」、D4ビットが「1」)であるときは、「0」が記

50

憶される。

【1419】

このようにして、第1リールモータインデックスの値が変化するまでは、初期値として「255(D)」が記憶される。そして、第1リールモータインデックスの値に変化があったと判断された場合において、立ち上がり時には「10(D)」が記憶され、立ち下がり時には「0」が記憶される。

また、第1リール図柄番号(通過位置用)(_NB_RL1_PASPIC)は、「10(D)」又は「0」が記憶された後、1図柄分移動したと判断されるごとに「1」加算される。

【1420】

上記のアドレス「F053(H)」の第1リール図柄番号(通過位置用)(_NB_RL1_PASPIC)は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F05E(H)」(図136)に、第2リール図柄番号(通過位置用)(_NB_RL2_PASPIC)が設けられている。

また、第3リール31についての記憶領域として、アドレス「F069(H)」(図137)に、第3リール図柄番号(通過位置用)(_NB_RL3_PASPIC)が設けられている。

【1421】

アドレス「F054(H)」の第1リール図柄番号(停止位置用)(_NB_RL1_PASPIC)は、停止位置の(4相励磁をかける)図柄番号を記憶する記憶領域である。初期値としては、「255(D)(FF(H))」が記憶される。そして、第1ストップスイッチ42が操作され、停止位置が決定したときに、決定した図柄番号をこの記憶領域に記憶する。

【1422】

上記のアドレス「F054(H)」の第1リール図柄番号(停止位置用)(_NB_PL1_STPPIC)は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F05F(H)」(図136)に、第2リール図柄番号(停止位置用)(_NB_RL2_STPPIC)が設けられている。

また、第3リール31についての記憶領域として、アドレス「F06A(H)」(図137)に、第3リール図柄番号(停止位置用)(_NB_RL3_STPPIC)が設けられている。

【1423】

アドレス「F055(H)」の第1リール駆動パルスデータ検索用カウンタ(_CT_RL1_PLUS)は、第1リール31の励磁相を決定するためのカウンタの記憶領域である。第1リール駆動パルスデータ検索用カウンタは、励磁更新タイミングごとに「1」加算される。さらに、第1リール31が正回転のときは「0」が加算され、逆回転のときは「254(D)(FE(H))」が加算される。たとえば、それまでに記憶されているカウンタ値が「100(D)」であるときは、「1」加算されることによって「101(D)」となる。また、第1リール31が逆回転であるときは、「254(D)」が加算され、「99(D)」となる。換言すれば、「254(D)」を加算することは、「1」減算することと同じである。このようにして、第1リール駆動パルスデータ検索用カウンタは、「0」～「255(D)」の範囲の値をとる。

【1424】

また、第1リール駆動パルスデータ検索用カウンタ値と「00000111(B)」との論理積(AND)を実行すると、「0」～「255(D)」の値は、「0」～「7」の値に変換される。そして、「0」～「7」の値に対応する駆動パルスデータがセットされる。たとえば、変換後の値が「7」であるときは、図158中、リール駆動パルスデータテーブル(TBL_REEL_PULSE)のオフセット値「7」に相当する、アドレス「1107(H)」に記憶された駆動パルスデータ「00001000(B)」がセットされ、φ3をオンにする励磁が実行される。

【1425】

上記のアドレス「F055(H)」の第1リール駆動パルスデータ検索用カウンタ(_CT_RL1_PLUS)は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F060(H)」(図136)に、第2リール駆動パルス

10

20

30

40

50

データ検索用カウンタ（_CT_RL2_PLUS）が設けられている。

また、第3リール31についての記憶領域として、アドレス「F06B（H）」（図137）に、第3リール駆動パルスデータ検索用カウンタ（_CT_RL3_PLUS）が設けられている。

【1426】

アドレス「F056（H）」の第1リール回転開始待機カウンタ（_CT_RL1_WAIT）は、待機演出後の第1リール31のランダム遅延用のカウンタである。

ここで、「ランダム遅延」について説明する。

待機演出を実行し、遊技者のストップスイッチ42の操作によらずにリール31を自動停止した場合において、リール31の自動停止後、全リール31を同時に（一斉に）回転させると、目押し補助につながるおそれがある。そこで、待機演出によってリール31を自動停止させた後、リール31を再始動するときは、各リール31ごとに回転開始時の遅延時間を設定し、各リール31の回転開始タイミングがランダム（ばらばら）になるように設定する。このような制御を「ランダム遅延」と称する。

【1427】

待機演出を実行しないときは、この記憶領域には「0」が記憶される。また、待機演出が実行されたときは、「0」～「335（D）」の値の中から抽選等で値を決定し、決定した値を記憶する。そして、割込み処理ごとに「1」減算し、「0」となったときは、第1リール31の再始動を許可する。

【1428】

上記のアドレス「F056（H）」の第1リール回転開始待機カウンタ（_CT_RL1_WAIT）は、第1リール31についての記憶領域であるが、第2リール31についての記憶領域として、アドレス「F061（H）」（図136）に、第2リール回転開始待機カウンタ（_CT_RL2_WAIT）が設けられている。

また、第3リール31についての記憶領域として、アドレス「F06C（H）」（図137）に、第3リール回転開始待機カウンタ（_CT_RL3_WAIT）が設けられている。

【1429】

図138において、アドレス「F070（H）」の区間種別番号（_NB_ADV_KND）は、有利区間であるか否かを示す番号を記憶する記憶領域である。有利区間であるときは「1」が記憶され、非有利区間であるときは「0」が記憶される。この記憶領域は、第11実施形態中、図35に示すアドレス「F061（H）」の有利区間種別フラグと同様の記憶領域である。

アドレス「F078（H）」のATフラグ（_FL_AT）は、ATの当選の有無を判断するためのフラグである。ATに当選したときは「1」を記憶し、ATに当選していないときは「0」を記憶する。この記憶領域は、第11実施形態中、図35に示すアドレス「F067（H）」のATフラグと同様の記憶領域である。

【1430】

アドレス「F07A（H）」の有利区間クリアカウンタ（_CT_ADV_CLR）は、有利区間の遊技回数のカウンタ（デクリメントカウンタ）の記憶領域である。有利区間に移行したときは、初期値「1500（D）」がセットされ、有利区間中は、1遊技ごとに「1」減算される。そして、「0」となったときは、有利区間の終了条件を満たす。この記憶領域は、第11実施形態中、図35に示すアドレス「F063（H）」の有利区間クリアカウンタと同様の記憶領域である。

【1431】

アドレス「F07C（H）」の差数カウンタ（「MYカウンタ」とも称する。）（_CT_MY）は、有利区間中における差枚数の累積値に対応する値を記憶するカウンタ（インクリメントカウンタ）である。

差数カウンタは、単に、差枚数の累積値そのものを記憶するのではなく、差枚数の累積値に「対応する値」を記憶する。たとえば、差枚数がマイナスに相当する値となったときは、その値を「0（H）」に補正する。したがって、「差枚数の累積値≠差数カウンタ値」

10

20

30

40

50

である。換言すれば、差数カウンタは、有利区間中において、差枚数の累積値が最も減少した時点を「0」とする値を記憶する。

【1432】

また、差数カウンタ値が「2400(D)」を超えたときは、有利区間の終了条件を満たすと判断する。よって、差数カウンタがとりえる最大値は、今回遊技で「2399(D)」であり、次回遊技で15枚の払出しがあったときであり、「2414(D)」になる。なお、差数カウンタは、少なくとも有利区間中の差枚数の累積値をカウントすれば足り、非有利区間(通常区間)中のカウントはしなくてもよいが、非有利区間を含めてカウントし続けるカウンタであってもよい。

この記憶領域は、第11実施形態中、図35に示すアドレス「F065(H)」の差数カウンタと同様の記憶領域である。

10

【1433】

アドレス「F07E(H)」のメイン遊技状態番号(_NB_GAM_STS)は、メイン遊技状態の番号を記憶する記憶領域である。図132に示したように、第23実施形態では、メイン遊技状態0~5を備え、現在滞在しているメイン遊技状態の番号をこの記憶領域に記憶する。メイン遊技状態の移行があったときは、この記憶領域の値を更新する。

アドレス「F080(H)」のAT前兆カウンタ(_CT_AT_ZN)は、ATの前兆遊技回数カウンタの記憶領域である。ATに当選すると、AT前兆遊技回数がたとえば「0」~「33」の範囲の中から決定され、決定された遊技回数がこの記憶領域に記憶される。そして、AT前兆、すなわちメイン遊技状態2では、毎遊技、AT前兆カウンタから「1」を減算し、「0」になったときは、AT前兆(メイン遊技状態2)の終了条件を満たすと判断する。

20

【1434】

アドレス「F097(H)」のエンディングカウンタ(_CT_ENDING)は、後述するATセット数カウンタ値が「1」以上である場合において、差数カウンタ値が「1951(D)」を超えたとき、又は有利区間クリアカウンタ値が「200(D)」未満となったときに、初期値「2」をセットするカウンタの記憶領域である。

そして、メイン遊技状態4の終了時に、エンディングカウンタが「1」以上であるときは、「1」を減算する。エンディングカウンタが「1」から「0」になったときは、有利区間(及びAT)の終了条件を満たすと判断し、メイン遊技状態0に移行する。したがって、エンディングカウンタに「2」がセットされた後は、その後は、エンディングカウンタに「2」がセットATを含めて、2セットまでATを実行可能となる。

30

【1435】

アドレス「F098(H)」のAT待機カウンタ(_CT_AT_WAIT)は、AT発動を管理するためのカウンタの記憶領域である。ATセット数カウンタが「1」以上である場合には、メイン遊技状態4(AT)の終了後は、メイン遊技状態3(AT準備中)に移行する。そして、このメイン遊技状態3において、1BBの図柄組合せの停止表示を許可するか否かを管理する値が、AT待機カウンタ値となる。換言すれば、メイン遊技状態3において、一定数の出玉を削るためのカウンタである。AT待機カウンタは、たとえばメイン遊技状態4からメイン遊技状態3に移行したときに、「0」~「8」の範囲の中から決定し、記憶される。

40

【1436】

メイン遊技状態3では、1BBに当選した遊技、又は1BB内部中において小役又はリプレイに非当選となった遊技(1BBが入賞可能となった遊技)で、AT待機カウンタ値を「1」減算する。そして、AT待機カウンタが「0」となった後は、1BBの図柄組合せが停止表示可能となった遊技(小役又はリプレイに当選していない遊技)で、1BBの入賞を促す演出(たとえば、「青BAR」を狙え!等)を出力する。1BBの図柄組合せが停止表示されると、メイン遊技状態4に移行する。

【1437】

なお、メイン遊技状態3において、AT待機カウンタが「0」になる前に1BBを入賞さ

50

せてしまったときは、メイン遊技状態3のままとなり、メイン遊技状態4（AT）には移行しない。したがって、1BB作動中かつ非AT（AT準備中）となる。この場合には、1BB作動終了後にAT待機カウンタが再セットされる。なお、再セットすることなく、それまで記憶していたAT待機カウンタを引き継いでもよい。このようにすることにより、誤って1BBに対応する図柄組合せを停止表示させてしまった場合であっても、遊技者にさらに不利益を与えることを防止することが可能となる。

【1438】

アドレス「F09C（H）」のATセット数カウンタ（_CT_AT_SET）は、ATセット数を記憶する記憶領域である。AT当選時に、ATセット数が抽選で決定され、決定されたATセット数がこの記憶領域に記憶される。さらに、メイン遊技状態3（AT準備中）において、当選役に応じてATセット数の加算抽選が実行され、この加算抽選に当選すると、当選した加算数をATセット数カウンタに加算する。

10

【1439】

また、メイン遊技状態4の終了時に、ATセット数カウンタが「1」以上であるか否かが判断され、ATセット数カウンタが「1」以上であるときは、ATの継続条件を満たすと判断され、メイン遊技状態3に移行し、ATセット数カウンタが「0」であるときは、ATの継続条件を満たさないと判断され、メイン遊技状態5に移行する。メイン遊技状態4からメイン遊技状態3に移行するときに、ATセット数カウンタを「1」減算する。

また、ATセット数が「1」以上であっても、メイン遊技状態4の終了時に、エンディングカウンタが「1」から「0」となったときは、有利区間（AT）の終了条件を満たすと判断され、メイン遊技状態0に移行するとともに、ATセット数カウンタは、クリアされる。ここで、メイン遊技状態0に移行する方法、及びATセット数カウンタをクリアする方法の一例としては、有利区間クリアカウンタ管理による有利区間終了時に実行されるRWM初期化処理（図51のステップS435）が挙げられる。

20

【1440】

アドレス「F09D（H）」のAT引戻しカウンタ（_CT_AT_BACK）は、AT引戻しとなる残り遊技回数のカウンタの記憶領域である。メイン遊技状態4からメイン遊技状態5に移行したときに、初期値「50（D）」がセットされ、メイン遊技状態5では、毎遊技、「1」が減算される。そして、ATに当選することなくAT引戻しカウンタが「0」となったときは、メイン遊技状態5の終了条件を満たすと判断し、メイン遊技状態0又は1に移行する。

30

また、メイン遊技状態5においてATに当選し、メイン遊技状態3に移行するときは、AT引戻しカウンタはクリアされる。

【1441】

アドレス「F09E（H）」の待機演出種別（_WK_PRD）は、待機演出番号の種別を記憶する記憶領域である。

ここで、第23実施形態における「待機演出」とは、スタートスイッチ41が操作されたときにリール31を逆回転させ、遊技者によるストップスイッチ42の操作によることなく所定の図柄組合せ（たとえば、「黒BAR」揃い）を停止表示させるリール演出（フリーズ演出とも称される。）である。なお、待機演出として、スタートスイッチ41が操作されたときにリール31を正回転させ、遊技者によるストップスイッチ42の操作によることなく所定の図柄組合せ（たとえば、「黒BAR」揃い）を停止表示させるものが含まれていてもよい。あるいは、待機演出として、スタートスイッチ41が操作されたときにリール31を正回転させ、遊技者によるストップスイッチ42の操作によることなく所定の図柄組合せ（たとえば、「黒BAR」揃い）を停止表示させるものだけから構成されていてもよい。

40

【1442】

待機演出には、AT当選確定を示す演出として実行する場合（たとえば、「黒BAR」揃いや「赤7」揃いを停止表示させること）や、AT当選期待度を煽る演出として実行する場合（たとえば、「スイカ」揃いを停止表示させること等）が挙げられる。

50

待機演出を実行することに決定された場合において、「1」～「4」のいずれかの待機演出番号（後述するアドレス「F0A0（H）」）が決定されたときは「2」を記憶し、「5」～「8」のいずれかの三役番号（後述するアドレス「F0A1（H）」）が決定されたときは「3」を記憶する。また、後述する図143の待機演出開始（M_TARPIC_EXE）において、ステップS835でクリアされる。

【1443】

アドレス「F09F（H）」の検索用カウンタ更新補正データ（_WK_PLS_REV）は、待機演出において、正回転であるか逆回転であるかを定めるデータを記憶する記憶領域である。待機演出が正回転であるときは「0」が記憶され、逆回転であるときは「FE（H）」が記憶される。

10

待機演出を開始する場合において、上述した待機演出種別（_WK_PRD）に記憶された値が「0」であるか否かを判断し、「0」でないとき、すなわち待機演出（第23実施形態では、逆回転）を実行するときは、検索用カウンタ更新補正データ（_WK_PLS_REV）に「FE（H）」が記憶される。

また、待機演出終了時は、この記憶領域がクリアされる（「0」が記憶される）。

【1444】

アドレス「F0A0（H）」の待機演出番号（_NB_PRD_NO）は、AT当選確定を示す待機演出を管理する番号の記憶領域である。図138に示すように、停止図柄に応じて、「1」～「4」が記憶される。なお、待機演出番号「4」は、一旦「赤7」揃いを停止表示させた後、再変動させて「黒BAR」揃いを停止表示させる番号に相当する。当選したATのセット数と、待機演出により停止表示される図柄組合せとが関連するように設定される。

20

【1445】

アドレス「F0A1（H）」の三役番号（_NB_TRIO）は、AT当選期待度を示す待機演出を管理する番号の記憶領域である。たとえばメイン遊技状態1において、レアリプレイ（図126中、当選番号「3」～「9」）に当選したときは、当該遊技終了時に、三役番号を抽選で決定し、セットする。たとえば三役番号「5」に決定されたときは、次回遊技を開始するためのスタートスイッチ41の操作を契機として、待機演出により中段「スイカ」揃いを停止表示させる。AT当選期待度と、待機演出により停止表示される図柄組合せとが関連するように設定される。

30

【1446】

アドレス「F0A9（H）」の入賞及びリプレイ条件装置番号（_NB_CND_NOR）は、今回遊技で当選番号が決定し、今回遊技で作動するリプレイ及び入賞条件装置が決定したときに、その番号を記憶する記憶領域である。図126に示すように、当選番号「1」～「24」に当選したときは、それぞれ「1」～「24」が当該遊技の入賞及びリプレイ条件装置番号として記憶される。

アドレス「F0AA（H）」の役物条件装置番号（_NB_CRRT_BNS）は、役物に当選したときに、役物条件装置番号を記憶する記憶領域である。図126に示すように、当選番号「25」～「41」に当選したときは、それぞれ「1」～「17」が当該遊技の役物条件装置番号として記憶される。

40

【1447】

アドレス「F0AB（H）」の最小遊技時間（_TM2_GAME）は、1回の最小遊技時間を監視するタイマであり、最小遊技時間を経過したと判断したときに、割込み回数「3672（D）」をカウントするために、初期値をセットする（後述する図140のステップS767）。なお、本実施形態の最小遊技時間は、約「4.1」秒に設定されている（ $1.117\text{ms} \times 3672 = 4100\text{ms}$ ）。

今回遊技で最小遊技時間がセットされると、次回遊技では、最小遊技時間が「0」になっていることを条件に、ルール31の回転が開始する。

【1448】

以上のRWM53のデータのうち、有利区間を終了するときは、有利区間及びATに関す

50

るデータは、クリアされる。

なお、第23実施形態においても、第11実施形態と同様に、遊技終了時には遊技終了チェック処理（図148）が実行され、ステップS945における有利区間クリアカウンタ管理が実行される。有利区間クリアカウンタ管理は、図51又は図52に示す処理と同様である。

【1449】

したがって、有利区間クリアカウンタ（アドレス「F07A（H）」の「_CT_ADV_CLR」）が「0」になったとき（図51又は図52中、ステップS424で「Yes」のとき）は、ステップS435に進んで、有利区間及びATに関するRWM53のデータをクリアする。

第23実施形態では、有利区間終了時にクリアされるデータとしては、区間種別番号（_NB_ADV_KND）、ATフラグ（_FL_AT）、差数カウンタ（MYカウンタ）（_CT_MY）、AT前兆カウンタ（_CT_AT_ZN）、エンディングカウンタ（_CT_ENDING）、AT待機カウンタ（_CT_AT_WAIT）、ATセット数カウンタ（_CT_AT_SET）、AT引戻しカウンタ（_CT_AT_BACK）、待機演出種別（_WK_PRD）、待機演出番号（_NB_PRD_NO）、三役番号（_NB_TRIO）が挙げられる。

これに対し、有利区間終了時にクリアされないデータとしては、RT状態番号（_NB_RT_STS）、RT遊技回数（_CT_RT_GAME）、メイン遊技状態番号（_NB_GAM_STS）が挙げられる。

したがって、上述したように、今回遊技がRT1の1000遊技目であり、今回遊技で有利区間を終了すると、次回遊技は、非有利区間かつRT1の1001遊技目となる。

【1450】

また、電源のオン／オフや、設定変更処理によっても、RT状態番号（_NB_RT_STS）及びRT遊技回数（_CT_RT_GAME）は初期化されない。

よって、たとえばRT1の1000遊技目で電源がオフにされ、設定変更処理が実行された上で復帰しても、復帰後の1遊技目は、RT1の1001遊技目から開始される。ただし、これに限らず、設定変更処理が実行された場合には、RT状態番号（_NB_RT_STS）は初期化しないがRT遊技回数（_CT_RT_GAME）は初期化してもよい。あるいは、設定変更処理が実行された場合には、RT状態番号（_NB_RT_STS）及びRT遊技回数（_CT_RT_GAME）の双方を初期化してもよい。

【1451】

さらに、電源のオン／オフだけではRT状態番号（_NB_RT_STS）及びRT遊技回数（_CT_RT_GAME）は初期化しないが、設定変更処理が実行されたときは、少なくともRT遊技回数（_CT_RT_GAME）については初期化してもよい。

なお、電源がオン／オフされると、画像表示装置23に画像表示される（非ATの）遊技回数は「0」にされる。この点については後述する。

【1452】

続いて、第23実施形態において、フローチャートを用いて遊技中の各処理について説明する。

図139は、メイン制御基板50によるメイン処理（M_MAIN）を示すフローチャートである。このフローチャートは、第11実施形態の図41に相当する。図139では、図41と同一処理については同一ステップ番号を付している。また、図139において、図41と異なるステップには、ステップ番号にアンダーラインを付している。

以下、図41と相違する点を主として説明する。

図139において、ステップS278でスタートスイッチ41が操作されたと判断されると、ステップS751に進み、スタートスイッチ受付処理（M_START_CTL）を実行する。なお、スタートスイッチ41が操作されたと判断するのは、図133中、アドレス「F017（H）」の入力ポート立ち上がりデータA（_PT_IN_A_UP）のD6ビットが「1」となったときである。

【1453】

そして、ステップ S 7 5 1 のスタートスイッチ受付処理 (M_START_CTL) に進むと、後述する図 1 4 0 の処理に移行する。

次に、ステップ S 7 5 2 に進み、リール停止受付チェック (M_STOP_CHK) を実行する。この処理は、後述する図 1 4 6 に示す処理である。そして、次のステップ S 2 8 9 において全リール 3 1 が停止したと判断されるまで、各リール 3 1 ごとにリール停止受付チェック (M_STOP_CHK) を実行する。

また、図 1 3 9 において、第 2 3 実施形態における遊技終了チェック処理 (M_GAME_CHK) (ステップ S 7 5 3) は、後述する図 1 4 8 に示す処理を実行する。

【1 4 5 4】

図 1 4 0 は、図 1 3 9 のステップ S 7 5 1 におけるスタートスイッチ受付処理 (M_START_CTL) を示すフローチャートである。

ステップ S 7 6 1 では、当選役の抽選処理を実行する。この処理は、役抽選手段 6 1 により、当選番号の抽選を行う処理である。たとえば今回遊技が非 RT であるときは、図 1 2 6 に示す置数表に従い、当選番号を決定する。当選番号を決定したときは、決定した当選番号に対応する入賞及びリプレイ条件装置番号を、アドレス「F 0 A 9 (H)」の記憶領域に記憶し、決定した当選番号に対応する役物条件装置番号を、アドレス「F 0 A A (H)」の記憶領域に記憶する。

【1 4 5 5】

次のステップ S 7 6 2 では、メイン制御基板 5 0 は、有利区間の移行決定を行う。上述したように、当選番号「1」～「4」、及び「6」～「2 1」の当選となったときに、通常区間から有利区間に移行することに決定する。

ここで、有利区間に移行することに決定したときは、区間種別番号 (アドレス「F 0 7 0 (H)」) に「1」をセットする。

【1 4 5 6】

次のステップ S 7 6 3 では、メイン遊技状態の遊技開始時処理を実行する。この処理は、今回遊技のメイン遊技状態に応じて、抽選や、カウンタの更新等の処理を実行する。

たとえばメイン遊技状態 0、1、又は 5 であるときは、A T 抽選を実行する。上述したように、レアリプレイ (当選番号「3」～「9」のいずれか) となったときに、置数「1」以上を有する A T 抽選を実行することが挙げられる。そして、A T に当選したときは、A T フラグ (アドレス「F 0 7 8 (H)」) を「1」にし、抽選で決定した A T セット数をアドレス「F 0 9 C (H)」に記憶する。

【1 4 5 7】

また、メイン遊技状態 2 であるときは、A T 前兆カウンタ (アドレス「F 0 8 0 (H)」) から「1」を減算する。

さらにまた、メイン遊技状態 3 であるときは、A T 待機カウンタ (アドレス「F 0 9 8 (H)」) から「1」を減算する。

さらに、メイン遊技状態 5 であるときは、A T 引戻しカウンタ (アドレス「F 0 9 D (H)」) から「1」を減算する。

【1 4 5 8】

次のステップ S 7 6 4 では、図柄停止信号セット (S_IF_SET) を実行する。この処理は、後述する図 1 4 1 に示す処理であり、ストップスイッチ 4 2 の操作タイミングや押し順に関する試験信号を試験機側に出力するための処理である。なお、遊技機が実際にホール (店舗) に設置されたときは、遊技機は試験機と接続されていないので、試験信号が実際に試験機で受信されることはない。しかし、図柄停止信号セット (S_IF_SET) は、メイン処理のプログラム内に存在しているため、遊技機がホールに設置された後も、毎遊技、ストップスイッチ 4 2 の操作タイミングや押し順に関する試験信号を出力するための処理自体は実行される。

次のステップ S 7 6 5 では、待機演出開始 (M_TARPIC_EXE) を実行する。この処理は、後述する図 1 4 3 に示す処理であり、スタートスイッチ 4 1 操作時に待機演出を実行する処理に相当する。

10

20

30

40

50

【1459】

次のステップS766では、メイン制御基板50は、最小遊技時間を経過したか否かを判断する。この処理は、アドレス「F0AB(H)」に記憶された値が「0」となっているか否かを判断する処理である。最小遊技時間が「0」になったと判断したときはステップS767に進む。ステップS767では、アドレス「F0AB(H)」に、最小遊技時間の初期値「3672(D)」を記憶する。この時点から、割込み処理ごとに「1」ずつ減算され、次回遊技のステップS766において、最小遊技時間が「0」になったか否かが判断される。次のステップS768では、メイン制御基板50は、加速開始状態をセットする。この処理は、第1リール駆動状態(_WK_RL1_STS)、第2リール駆動状態(_WK_RL2_STS)、及び第3リール駆動状態(_WK_RL3_STS)に、加速開始を示す「3」(00000011(B))を記憶する処理である。そして本フローチャートによる処理を終了する。

10

【1460】

図141は、図140中、ステップS764における図柄停止信号セット(S_IF_SET)を示すフローチャートである。

ここで、図141の説明に先立ち、停止受付指定テーブル1及び2について説明する。

図142は、図柄停止信号テーブルを示す図であり、(A)は、図柄停止信号テーブル1(TBL_ORD_INF1)を示し、(B)は、図柄停止信号テーブル2(TBL_ORD_INF2)を示す。

【1461】

図141(A)に示すように、停止受付指定テーブル1(TBL_ORD_INF1)には、2種類の図柄停止信号データが記憶されている。さらに、各図柄停止信号データは、いずれも、4個のデータから構成されている。

まず、(1)の「役物条件装置番号=1、並びにメイン遊技状態番号3及びAT待機カウンタ=0」のときの図柄停止信号データは、「0, 16, 7, 2」というデータである。ここで、「役物条件装置番号=1、並びにメイン遊技状態番号3及びAT待機カウンタ=0」とは、1BB内部中であり、メイン遊技状態3(AT準備中)であり、かつAT待機カウンタが「0」であること、すなわち1BBを入賞可能な状況であるときを指す。

このデータは、「青BAR」揃いを有効ラインに狙うためのデータである。

図柄停止信号データの4個のデータは、「押し順、左リール31の停止操作位置、中リール31の停止操作位置、右リール31の停止操作位置」というデータとなっている。

20

30

【1462】

まず、押し順のデータは、「0」～「5」を有する。「0」は押し順123、「1」は押し順132、・・・、「5」は押し順321を示す。ここで、(A)の停止受付指定テーブル1(TBL_ORD_INF1)の各図柄停止信号データは、実際には指示機能が作動していない遊技のときの図柄停止信号データであるが、押し順として押し順123に設定している。なお、押し順123の代わりに、他の押し順を示す押し順のデータとしてもよい。

また、左リール31の停止操作位置、中リール31の停止操作位置、及び右リール31の停止操作位置は、いずれも、下段に狙う図柄番号を指している。

たとえば停止受付指定テーブル1の(1)の図柄停止信号データのうち、左リール31の停止操作位置を示すデータは「16」である。ここで、図114に示すように、左リール31の16番の「スイカ」が左下段に停止するように狙うと、有効ライン(左上段)には18番の「青BAR」が停止可能となる。

40

なお、上記の例では下段を中心とした停止操作位置を示すデータを記憶しているが、中段や上段を中心とした停止操作位置を示すデータを記憶していてもよい。いずれの場合であっても、本実施形態の有効ラインは右下がりという変則ラインであるのに対し、停止操作位置を示すデータは、横一直線に設定されており(有効ラインに沿って設定されてはならず)、試験機側が試験信号に従って試験を行う際に、有効ラインに左右されずに予め定められたタイミングで停止操作することができる。これにより、試験機側の処理負担や、遊技機側の処理負担を軽減することができる。

50

【1463】

また、図柄停止信号データのうち、中リール31の停止操作位置を示すデータは「7」である。中リール31の7番の「スイカ」が中下段に停止するように狙うと、有効ライン（中中段）には8番の「青BAR」が停止可能となる。

さらにまた、図柄停止信号データのうち、右リール31の停止操作位置を示すデータは「2」である。右リール31の2番の「青BAR」が右下段に停止するように狙うと、有効ライン（右下段）には、この「青BAR」が停止可能となる。

よって、上記の図柄停止信号データは、押し順123で「青BAR」揃いを狙うためのデータである。

【1464】

なお、1BB内部中であり、かつ今回遊技で小役及びリプレイに当選していない遊技であれば、上記の図柄停止信号データに基づいて各リール31を停止させれば、「青BAR」揃いが停止表示する。一方、1BB内部中であっても、今回遊技で小役及びリプレイのいずれかに当選している遊技では、上記の図柄停止信号データに基づいて各リール31を停止させても、「青BAR」揃いは停止表示されない。

【1465】

また、(2)の図柄停止信号データ「0, 6, 127, 127」は、上記(1)以外の条件における図柄停止信号データである。この図柄停止信号データは、「青BAR」揃いをさせないようにした図柄停止信号データである。

図柄停止信号データ「0, 6, 127, 127」において、「0」は、上記と同様に押し順123を示すデータである。また、左リール31の停止位置を示すデータは「6」である。ここで、図114に示すように、左リール31の6番の「スイカ」が左下段に停止するように狙うと、18番の「青BAR」が有効ラインに停止することはない。

さらにまた、中及び右リール31の停止操作位置を示すデータ「127」は、操作タイミングが不問（任意の操作位置）であることを意味する。よって、左リール31については「青BAR」が有効ラインに停止しないように設定しているので、中及び右リール31のストップスイッチ42の操作タイミングは任意であることを意味している。なお、中リール31、及び右リール31の停止操作位置を示すデータを「127」としているが、任意の操作位置でなく、予め定められた停止操作位置を示すデータを記憶しておくことも可能である。

【1466】

以上のように、図柄停止信号は、ストップスイッチ42の押し順、及び各リール31の停止操作位置を含む信号であり、試験機に送信する試験信号である。試験機側では、この図柄停止信号（試験信号）を受信すると、この図柄停止信号に従ってストップスイッチ42を操作するシミュレーションを実行する。そして、その図柄停止信号に従ってストップスイッチ42を操作するシミュレーションを実行したとき、正しい位置でリール31が停止するか否かの判断（確認）や、出玉率が適正の範囲内であるか否かの判断（確認）を行う。また、最小遊技時間が経過したか否かを判断する前に図柄停止信号を出力することにより、試験機側では、最小遊技時間が経過した後に、すぐに停止操作を行うことが可能となる。

【1467】

また、図142（B）の停止受付指定テーブル2（TBL_ORD_INF2）には、6種類の図柄停止信号データが記憶されており、それぞれ、押し順123、押し順132、・・・、押し順321に対応している。

AT中に当選番号「10」に当選したとき、又はAT中かつSRB内部中に当選番号「16」に当選したときは、押し順123に相当する図柄停止信号データ「0, 127, 127, 127」が選択される。

また、AT中に当選番号「11」に当選したとき、又はAT中かつSRB内部中に当選番号「17」に当選したときは、押し順132に相当する図柄停止信号データ「1, 127, 127, 127」が選択される。

10

20

30

40

50

さらにまた、A T中に当選番号「12」に当選したとき、又はA T中かつS R B内部中に当選番号「18」に当選したときは、押し順213に相当する図柄停止信号データ「2, 127, 127, 127」が選択される。

【1468】

さらに、A T中に当選番号「13」に当選したとき、又はA T中かつS R B内部中に当選番号「19」に当選したときは、押し順231に相当する図柄停止信号データ「3, 127, 127, 127」が選択される。

同様に、A T中に当選番号「14」に当選したとき、又はA T中かつS R B内部中に当選番号「20」に当選したときは、押し順312に相当する図柄停止信号データ「4, 127, 127, 127」が選択される。

さらに同様に、A T中に当選番号「15」に当選したとき、又はA T中かつS R B内部中に当選番号「21」に当選したときは、押し順312に相当する図柄停止信号データ「5, 127, 127, 127」が選択される。

【1469】

このように、A T中に押し順報知を行う場合の遊技においては、押し順に対応した押し順のデータと、停止操作位置が任意であることを示す停止操作位置データとを出力するための処理が実行される。そして、停止操作位置が任意であることを示す停止操作位置データを出力することにより、試験機側の試験と、実際に遊技機がホールに設置された後に遊技者が行う遊技方法との乖離を少なくすることが可能となる。

【1470】

説明を図141に戻し、図柄停止信号セット(S_IF_SET)について説明する。

まず、ステップS771では、図141(B)で示した停止受付指定テーブル2をセットする。

次のステップS772では、押し順指示を有するか否かを判断する。ここで、A T中に小役A群に当選したとき、又はA T中かつS R B内部中に小役B群に当選したときは、RWM53の所定記憶領域に押し順指示番号(図133～図138では図示せず)が記憶されるので、この押し順指示番号をAレジスタに記憶する。そして、Aレジスタ値が「0」でないときは「Yes」(押し順指示あり)と判断し、「0」であるときは「No」(押し順指示なし)と判断する。

押し順指示ありと判断されたときはステップS773に進み、押し順指示なしと判断されたときはステップS775に進む。

【1471】

ステップS773では、オフセット値をセットする。ここで、押し順123、132、・・・、321の6つの押し順に対し、それぞれ押し順指示番号が「1」、「2」、・・・、「6」に定められているものとする。この場合、オフセット値は、「0」、「1」、・・・、「5」となる。したがって、Aレジスタから「1」を減算し、オフセット値をセットする。

次にステップS774に進み、オフセット値に対応する図柄停止信号データを取得する。たとえば、オフセット値「0」に対応する図柄停止信号データは、図142(B)中、「0, 127, 127, 127」であり、オフセット値「1」に対応する図柄停止信号データは「1, 127, 127, 127」であり、・・・、オフセット値「5」に対応する図柄停止信号データは「5, 127, 127, 127」である。そしてステップS781に進む。

【1472】

一方、ステップS772からステップS775に進むと、停止受付指定テーブル1をセットする。この処理は、最初にステップS771でセットした停止受付指定テーブル2に代えて、停止受付指定テーブル1をセットする処理である。

次にステップS776に進み、入賞及びリプレイ条件装置番号が「0」であるか否かを判断する。この処理は、アドレス「F0A9(H)」に記憶された入賞及びリプレイ条件装置番号(_NB_CND_NOR)が「0」であるか否かを判断する。「0」であると判断したと

10

20

30

40

50

き（すなわち今回遊技で小役又はリプレイに当選していないとき）はステップ S 7 7 7 7 に進み、「0」でないと判断したときはステップ S 7 8 0 に進む。

【1 4 7 3】

ステップ S 7 7 7 では、役物条件装置番号が「1」であるか否か（1 B B に当選しているか否か）を判断する。この処理は、アドレス「F 0 A A (H)」に記憶された役物条件装置番号（_NB_CRRT_BNS）が「1」であるか否かを判断する。「1」であると判断したときはステップ S 7 7 8 に進み、「1」でないと判断したときはステップ S 7 8 0 に進む。

【1 4 7 4】

ステップ S 7 7 8 では、今回遊技で 1 B B の入賞が許可されているか否かを判断する。ここで、「1 B B の入賞が許可されている」とは、メイン遊技状態 3（A T 準備中）であり、かつ、A T 待機カウンタが「0」であることに相当する。したがって、アドレス「F 0 7 E (H)」（メイン遊技状態番号）の値が「3」であるか否か、及びアドレス「F 0 9 8 (H)」（A T 待機カウンタ）の値が「0」であるか否かを判断する。メイン遊技状態番号 3 かつ A T 待機カウンタが「0」であると判断したときは、ステップ S 7 7 9 に進み、メイン遊技状態番号 3 かつ A T 待機カウンタが「0」でないと判断したときはステップ S 7 8 0 に進む。

ステップ S 7 7 9 では、図柄停止信号データ「0, 1 6, 7, 2」を取得する。そしてステップ S 7 8 1 に進む。一方、ステップ S 7 8 0 では、図柄停止信号データ「0, 6, 1 2 7, 1 2 7」を取得する。そしてステップ S 7 8 1 に進む。

【1 4 7 5】

次のステップ S 7 8 1 では、シリアル通信回路データレジスタをセットする。ここでは、メイン C P U 5 5 が内蔵しているチップのシリアル通信回路における送信用レジスタのアドレスを、所定のレジスタに記憶する処理を行う。

次にステップ S 7 8 2 に進み、試験信号のうち、押し順を出力するための処理を実行する。ここでの処理は、たとえば図柄停止信号データが「0, 1 6, 7, 2」であるときは、送信用レジスタのアドレスに、押し順データ「0」を書き込む処理である。

次にステップ S 7 8 3 に進み、試験信号のうち、第 1 リール 3 1（本実施形態では左リール 3 1）の停止操作位置を出力するための処理を実行する。ここでの処理は、たとえば図柄停止信号データが「0, 1 6, 7, 2」であるときは、送信用レジスタのアドレスに、左リール 3 1 の停止操作位置「1 6 (D)」を書き込む処理である。

【1 4 7 6】

次にステップ S 7 8 4 に進み、第 2 リール 3 1（本実施形態では中リール 3 1）の停止操作位置を出力するための処理を実行する。ここでの処理は、たとえば図柄停止信号データが「0, 1 6, 7, 2」であるときは、送信用レジスタのアドレスに、中リール 3 1 の停止操作位置「7」を書き込む処理である。

次にステップ S 7 8 5 に進み、第 3 リール 3 1（本実施形態では右リール 3 1）の停止操作位置を出力するための処理を実行する。ここでの処理は、たとえば図柄停止信号データが「0, 1 6, 7, 2」であるときは、送信用レジスタのアドレスに、右リール 3 1 の停止操作位置「2」を書き込む処理である。

そして本フローチャートによる処理を終了する。

ステップ S 7 8 2 ～ S 7 8 5 において、押し順及びリール 3 1 の停止操作位置が送信用レジスタに書き込まれることにより、これらのデータを試験機に送信するための処理が実行される。なお、後述する図 1 5 1 の割込み処理（I_INTR）において、ステップ S 8 4 2 の試験信号出力で、これらのデータを試験機に送信するための処理が実行されるようにしてもよい。

【1 4 7 7】

以上のようにして、1 B B の入賞が許可されている状況下では、1 B B を入賞させるための図柄停止信号データを送信し、1 B B の入賞が許可されていない状況下では、1 B B を入賞させないための図柄停止信号データを送信する。これにより、市場での遊技者の打ち方に沿った試験信号を送信することができる。よって、試験機での出玉と市場での出玉と

10

20

30

40

50

をより近づけることができる。

【1478】

なお、図141の処理は、メイン処理中の一処理であるので、毎遊技、行われる。そして、スロットマシン10と試験機とが電氣的に接続されているときは、図141の処理により、毎遊技、図柄停止信号（試験信号）が試験機に出力される。

これに対し、スロットマシン10と試験機とが接続されていないとき、たとえばスロットマシン10がホールに設置されたときであっても、毎遊技、図141の処理が実行される。ただし、スロットマシン10と試験機とは接続されていないので、図柄停止信号（試験信号）が外部に出力されることはない。

【1479】

図143は、図140中、ステップS765における待機演出開始（M_TARPIC_EXE）を示すフローチャートである。

まず、ステップS821では、待機演出種別を取得する。この処理は、アドレス「F09E（H）」の待機演出種別（_WK_PRD）のデータをAレジスタに記憶する処理である。次にステップS822に進み、待機演出種別が「0」であるか否かを判断する。ここでは、Aレジスタ値が「0」であるか否かを判断する。そして、Aレジスタ値が「0」であると判断したときは本フローチャートによる処理を終了し、「0」でないと判断したときはステップS823に進む。待機演出種別が「0」であるときは、スタートスイッチ41操作時の待機演出がないことを意味し、「0」でないときは、待機演出があることを意味する。

【1480】

ステップS823では、検索用カウンタ更新補正データに「-2」を保存する。この処理は、アドレス「F09F（H）」の検索用カウンタ更新補正データ（_WK_PLS_REV）に「FE（H）」を記憶する処理である。「FE（H）」は、逆回転するためのデータとなる。

次のステップS824の「制御コマンドセット1」は、たとえば図41（第11実施形態）のステップS303と同様に、コマンドをサブ制御基板80に送信するための処理である。ここでは、アドレス「F0A0（H）」の待機演出番号（_NB_PRD_NO）、又はアドレス「F0A1（H）」の三役番号（_NB_TRIO）の情報をサブ制御基板80に送信する。

次のステップS825では、「F0A1（H）」の三役番号（_NB_TRIO）に「0」を記憶する。

【1481】

次にステップS826に進み、リール演出データテーブル（TBL_TARPIC_DAT）に基づいて、アドレス「F054（H）」、「F05F（H）」及び「F06A（H）」の第#リール図柄番号(停止位置用)（_NB_RL#_STPPIC）に指定位置（リール31の停止位置）を保存する。

図144は、ROM54に記憶されたリール演出データテーブル（TBL_TARPIC_DAT）を示す図である。図144に示すように、リール演出データテーブル（TBL_TARPIC_DAT）には、待機演出番号に対応する指定位置（停止位置）が記憶されている。そして、この「指定位置（停止位置）」は、図柄番号に相当する。

たとえば、図中、アドレス「1000（H）」～「1002（H）」は、待機演出番号（_NB_PRD_NO）が「1」（「黒BAR」揃い）であるときの各リール31の停止図柄指定位置を示す。そして、アドレス「1000（H）」に記憶された値「8（H）」は左リール31の停止図柄指定位置を示し、アドレス「1001（H）」の「8（H）」は中リール31の停止図柄指定位置を示し、アドレス「1002（H）」の「3（H）」は右リール31の停止図柄指定位置を示す。

【1482】

また、正回転時の図柄番号と、逆回転時の図柄番号とは、相違する。第23実施形態では、各リール31に設けられたインデックス（「イニシャル」又は「検出片」とも称する。

10

20

30

40

50

）は、リール３１の全周（３６０度）のうち、約半周（約１８０度）の範囲に形成されている。そして、インデックスの検知／非検知により、リール３１が約半周回転すれば、リール３１の現在位置を把握できるようにしている。

詳細は後述するが、図１５５（リール駆動制御）のステップＳ８９７及びＳ８９９において、第＃リールモータインデックスの立ち上がりを検知したとき（インデックスを検知したとき）の基準図柄番号は、「１０」に設定されている。同様に、第＃リールモータインデックスの立ち下がりを検知したときの基準図柄番号は、「０」に設定されている。

【１４８３】

したがって、リール３１が正回転している場合において、第＃リールモータインデックスの立ち上がりを検知した瞬間には、図柄番号「１０」の図柄（たとえば、図１１４中、左リール３１では「リプレイ」）が中段を通過していると判断する。

10

同様に、リール３１が正回転している場合において、第＃リールモータインデックスの立ち下がりを検知した瞬間には、図柄番号「０」の図柄（たとえば、図１１４中、左リール３１では「リプレイ」）が中段を通過していると判断する。

【１４８４】

これに対し、リール３１が逆回転している場合において、第＃リールモータインデックスの立ち上がりを検知した瞬間に、図柄番号「１０」の図柄が通過していると判断したときは、実際には、図１１４に示すように、正回転時の図柄番号「１」の図柄が通過していることとなる。同様に、第＃リールモータインデックスの立ち下がりを検知した瞬間に、図柄番号「０」の図柄が通過していると判断したときは、実際には、正回転時の図柄番号「１１」番が中段を通過するようになる。

20

このように、図１１４に示すように、リール３１の正回転時と逆回転時とで、第＃リールモータインデックスの立ち上がり時及び立ち下がり時に、中段を通過する図柄番号が相違する（９図柄分のズレがある）ことになる。このため、図１４４のリール演出データテーブルでは、そのズレを考慮して停止位置を記憶する。たとえば、リール３１の逆回転時に図柄番号「８」番で停止させるように定めると、実際には、図１１４に示すように、図柄番号「３」番で停止させることができる。

【１４８５】

そして、図１４４のリール演出データテーブルは、待機演出時、すなわちリール３１の逆回転時の停止図柄位置を定めている。たとえば、図１４４中、待機演出番号「１」時の停止図柄位置を「８，８，３」と定めると、実際には、「黒ＢＡＲ（正回転時の「３」番）」－「黒ＢＡＲ（正回転時の「３」番）」－「黒ＢＡＲ（正回転時の「８」番）」が停止する。

30

待機演出番号「１」以外の「２」～「８」についても、上記と同様である。

たとえば待機演出番号「２」であるときは、停止図柄位置は「１８，１８，８」であるが、逆回転時の図柄番号「１８」は正回転時の図柄番号「１３」（赤７）に相当し、逆回転時の図柄番号「８」は正回転時の図柄番号「３」（赤７）に相当する。

以上のようにして、図１４３中、ステップＳ８２６では、リール演出データテーブル（ＴＢＬ_TARPIC_DAT）に基づいて、リール図柄番号(停止位置用)を記憶する。

【１４８６】

40

説明を図１４３に戻す。

ステップＳ８２６の後、ステップＳ８２７に進み、指定図柄位置検索待機時間を保存する。なお、「指定図柄位置検索待機時間」は、上述したように、待機演出を開始した（リール３１を回転させた）後、リール３１の指定図柄位置（停止位置）を検索するまでの待機時間（換言すれば、概ね、リール３１の回転時間）である。

図１４５は、ＲＯＭ５４に記憶されたリール演出実行タイマテーブル１（ＴＢＬ_TARPIC_TM1）～リール演出実行タイマテーブル８（ＴＢＬ_TARPIC_TM8）を示す図である。図１４５に示すデータ値は、１０進数である。リール演出実行タイマテーブル１（ＴＢＬ_TARPIC_TM1）～リール演出実行タイマテーブル８（ＴＢＬ_TARPIC_TM8）は、それぞれ、待機演出番号「１」～「８」に対応している。たとえば、待機演出番号「１」時は、リール

50

演出実行タイマテーブル1 (TBL_TARPIC_TM1) が用いられる。

また、図145中、たとえばアドレス「1018 (H)」と「1019 (H)」、「101A (H)」と「101B (H)」、及び「101C (H)」と「101D (H)」は、それぞれ左リール31、中リール31、右リール31のタイマ値を示している。なお、図145では、左リール31のタイマ値を基準として、左リール31のタイマ値に対してどれだけタイマ値が大きいかわせているが、実際には、アドレス「1018 (H)」と「1019 (H)」、「101A (H)」と「101B (H)」、「101C (H)」と「101D (H)」の各タイマ値は、「14112 (D)」、14782 (D)、16122 (D)」である。

【1487】

このタイマ値は、リール31の減速を開始するまでの待機時間を指定している。たとえば、待機演出番号「1」時に、左リール31は、待機演出の開始から「14112 (D)」経過後、すなわち「1・117×14112=約15763ms」経過後に減速開始可能となることを示している。

なお、このタイマ値は、待機演出におけるリール31の加速中にも減算される。リール31の加速処理には、後述する図156に示すように、1～8ステップ目までで合計「62回×2割込み=約139ms」を要する。そして、各リール31のタイマ値は、少なくとも、この加速処理に要する時間よりも長い時間に設定されている。

また、リール演出実行タイマテーブル1～4では、中リール31の待機時間は、左リール31の待機時間よりも長く設定されている。さらに、右リール31の待機時間は、中リール31の待機時間よりも長く設定されている。これにより、リール31が停止するときは、「左→中→右」の順で停止する。また、リール演出実行タイマテーブル5～8は、中リール31の待機時間は、右リール31の待機時間よりも長く設定されている。さらに、左リール31の待機時間は、中リール31の待機時間よりも長く設定されている。これにより、リール31が停止するときは、「右→中→左」の順で停止する。

このように、リール演出実行タイマテーブルで各リール31の待機時間を設定することにより、リール31の停止順を定めることができ、リール31の停止順や停止タイミングに規則性を持たせることができる。

これに対し、各リール31の待機時間を設定していない場合には、リール31を始動させた後、十分な定速時間を確保できなくなり、リール31の回転中に必要な演出を出力できなくなる。また、指定図柄位置が停止位置に来た順からリール31を停止させると、たとえば「右→左→中」のようにばらばらに停止してしまう場合がある。

【1488】

さらに、1番目に停止するリール31の待機時間と2番目に停止するリール31の待機時間との差は、リール演出実行タイマテーブル1で「670」割込み、リール演出実行タイマテーブル2～4で「1008」割込み、リール演出実行タイマテーブル5～8で「1176」割込みに設定されている。そして、リール31の1回転あたりの割込み回数は上述したように「672」である。したがって、1番目のリール31が停止した後、2番目のリール31は、概ね1回転又はそれ以上回転した後に停止するように設定されている。

さらに、2番目に停止するリール31の待機時間と3番目に停止するリール31の待機時間との差は、リール演出実行タイマテーブル1で「1340」割込み、リール演出実行タイマテーブル2～4で「1008」割込み、リール演出実行タイマテーブル5～7で「1176」割込み、リール演出実行タイマテーブル8で「1848」割込みに設定されている。したがって、2番目のリール31が停止した後、3番目のリール31は、概ね2回転又はそれ以上回転した後に停止するように設定されている。

【1489】

なお、たとえば左リール31が停止した後、中リール31が脱調した（第2リール回転不良検出カウンタにより異常が発生したと判断された）場合であっても、設定したタイマ値は、この間も減算されていく。そして、脱調した後、なかなか定速に達することができず、タイマ値が「0」となっても中リール31を停止させることができなかった場合におい

10

20

30

40

50

て、右リール31のタイマ値が「0」となったときは、イレギュラーとして、中リール31よりも先に右リール31を停止させるようにする。したがって、この場合のリール31の停止順は、「左→右→中」となる。脱調等のイレギュラー時にはこのように対応することにより、待機演出に要する時間を、脱調により不用意に延長しないようにすることができる。これにより、遊技を開始できるまでの時間を短縮することができる。

【1490】

さらにまた、各リール演出実行タイマテーブルの4番目のタイマ値、たとえばリール演出実行タイマテーブル1では、アドレス「101E(H)」と「101F(H)」によって記憶されている値は、全停後の待機時間を示している。たとえば待機演出番号「1」時には、全停後、「1・117×5371=約5999ms」経過後に再始動可能となる。

10

そして、図143のステップS827では、たとえば待機演出番号「1」であるときは、アドレス「F039(H)」と「F03A(H)」の第1リール指定図柄位置検索待機時間(TM2_TAR1_WAIT)に「14112(D)」を記憶し、アドレス「F03B(H)」と「F03C(H)」の第2リール指定図柄位置検索待機時間(TM2_TAR2_WAIT)に「14782(D)」を記憶し、アドレス「F03D(H)」と「F03E(H)」の第3リール指定図柄位置検索待機時間(TM2_TAR3_WAIT)に「16122(D)」を記憶する。

【1491】

次のステップS828では、加速開始をセットする。ここでは、以下の処理を実行する。

(1) 割込みを禁止する。

20

(2) Aレジスタに「10000011(B)」を記憶する。

(3) アドレス「F04D(H)」の第1リール駆動番号(WK_RL1_STS)にAレジスタ値を記憶する。

(4) アドレス「F058(H)」の第2リール駆動番号(WK_RL2_STS)にAレジスタ値を記憶する。

(5) アドレス「F063(H)」の第3リール駆動番号(WK_RL3_STS)にAレジスタ値を記憶する。

(6) 割込みを許可する。

ここで、上記(3)～(5)間に割込み処理が入ってしまうと、一斉にリール31が回転開始しなくなるためである。このため、リール駆動番号の更新中に割込み処理が入らないようにしている。

30

上記処理により、第1リール駆動番号(WK_RL1_STS)～第3リール駆動番号(WK_RL3_STS)は、いずれも「10000011(B)」となり、次の割込み処理において「00000011(B)」となったときに、各リール31の加速が実際に実行される。

【1492】

加速開始時は、リール駆動番号の下位4桁は、「0011(B)」であるが、次に加速になると「0010(B)」となり、定速になると「0101(B)」となる。

リール31が定速になった後、ステップS827で設定したリール指定図柄位置検索待機時間に到達するまで定速状態を維持し、リール指定図柄位置検索待機時間が「0」になったときは、リールの減速を開始する。リール31の減速開始時は、リール駆動番号は「0100(B)」となり、減速状態に移行すると「0001(B)」となる。そして、リール31が停止すると、リール駆動番号は「0000(B)」となる。

40

【1493】

次のステップS829では、全リール31終了チェックを実行する。ここでは、以下の処理を実行する。

(1) Aレジスタに「0」を記憶する。

(2) Aレジスタ値と、第1リール駆動状態(WK_RL1_STS)との論理和(OR)演算をする。そして、論理和の結果をAレジスタに記憶する。

(3) Aレジスタ値と、第2リール駆動状態(WK_RL2_STS)との論理和演算をする。そして、論理和の結果をAレジスタに記憶する。

50

(4) Aレジスタ値と、第3リール駆動状態(_WK_RL3_STS)との論理和演算をする。そして、論理和の結果をAレジスタに記憶する。

(5) Aレジスタ値と「01111111(B)」の論理積(AND)演算をする。

【1494】

ここで、全リール31が停止すると、第1リール駆動状態(_WK_RL1_STS)、第2リール駆動状態(_WK_RL2_STS)、及び第3リール駆動状態(_WK_RL3_STS)は、いずれも、「10000000(B)」又は「00000000(B)」となる。よって、上記(5)の演算において演算結果が「0」になるのは、全リール31が停止したときのみである。

なお、上記(5)の演算で、全リール31が停止したか否かを判断するための論理積を演算する置数としては、「01111111(B)」に限らず、「00001111(B)」であっても、上記と同様の演算結果が得られる。換言すると、下位4ビットが「0」であるか否かを判断することにより、全リール31が停止したか否かを判断することが可能となる。

また、本実施形態では、2割込みに1回の割合で実際のリール駆動制御を実行するので、リール駆動状態(_WK_RL#_STS)の最上位ビットが割込み処理ごとに「0」又は「1」となる。よって、このような仕様に限らず、たとえば最上位ビットが常に「0」である場合には、全リール31が停止したか否かを判断するための論理積を演算する置数として「11111111(B)」を用いることも可能である。

【1495】

次のステップS830では、全リール31が停止したか否かを判断する。この処理は、上記(5)の演算結果が「0」であるとき(ゼロフラグが「1」であるとき)は、全リール31が停止したと判断する。

ステップS830で全リール31が停止したと判断されたときはステップS831に進み、ステップS830で全リール31が停止していないと判断されたときは、再度、ステップS829の上記処理を実行する。

ステップS831では、演出終了待ち時間をセットする。この処理は、今回の待機演出における待機演出番号に対応する演出終了待ち時間をリール演出実行タイマテーブル(TBL_TARPIC_TM1~8)から取得し、BCレジスタに記憶する処理である。たとえば、今回の待機演出における待機演出番号が「1」であるときは、図145中、リール演出実行タイマテーブル1(TBL_TARPIC_TM1)のアドレス「101E(H)」及び「101F(H)」によって記憶されている値「5371(D)」(演出終了時待ち時間)をBCレジスタに記憶する。

【1496】

次にステップS832に進み、2バイト時間待ちを実行する。この処理は、割込み処理ごとにBCレジスタ値を「1」減算する処理を、BCレジスタ値が「0」になるまで実行する処理である。

そして、BCレジスタ値が「0」になったときは、2バイト時間待ちを終了してステップS833に進む。

ステップS833では、待機演出種別RWMアドレスをセットする。この処理は、HLレジスタに、待機演出番号(_NB_PRO_NO)のアドレスである「F0A0(H)」を記憶する処理である。

次のステップS834では、HLレジスタ値が示すアドレス(すなわち、待機演出番号(_NB_PRO_NO))に記憶された値が「4」であるか否かを判断する。「4」であると判断したときは本フローチャートによる処理を終了する。一方、「4」でないと判断したときはステップS835に進む。

ここで、待機演出として待機演出番号「4」が選択されているときは、図144に示すように、「赤7」揃い後、「黒BAR」揃いをする待機演出である。したがって、待機演出番号「4」のときは、待機演出開始処理に係るデータをクリアしたり図柄番号を初期化する処理を行うことなく、次の処理に進む。

10

20

30

40

50

【1497】

一方、ステップS835に進んだときは、アドレス「F09E(H)」の待機演出種別(_WK_PRD)、アドレス「F0A0(H)」の待機演出番号(_NB_PRO_NO)、及びアドレス「F09F(H)」の検索用カウンタ更新補正データ(_WK_PLS_REV)をクリアする。具体的には、上記各アドレスに「0」を記憶する処理を実行する。

次にステップS836に進み、図柄番号(通過位置用)及び図柄番号(停止位置用)のデータを初期化する。

具体的には、

アドレス「F053(H)」の第1リール図柄番号(通過位置用)(_NB_RL1_PASPIC)、

アドレス「F054(H)」の第1リール図柄番号(停止位置用)(_NB_RL1_STPPIC)、

アドレス「F05E(H)」の第2リール図柄番号(通過位置用)(_NB_RL2_PASPIC)、

アドレス「F05F(H)」の第2リール図柄番号(停止位置用)(_NB_RL2_STPPIC)、

アドレス「F069(H)」の第3リール図柄番号(通過位置用)(_NB_RL3_PASPIC)、

アドレス「F06A(H)」の第3リール図柄番号(停止位置用)(_NB_RL3_STPPIC)のすべてに、初期値である「11111111(B)」(FF(H))を記憶する。

【1498】

次にステップS837に進み、ランダム遅延時間をセットする。この処理は、アドレス「F056(H)」の第1リール回転開始待機カウンタ(_CT_RL1_WAIT)、アドレス「F061(H)」の第2リール回転開始待機カウンタ(_CT_RL2_WAIT)、アドレス「F06C(H)」の第3リール回転開始待機カウンタ(_CT_RL3_WAIT)に、それぞれ、抽選で決定した値をセットする。具体的には、「0」～「335(D)」の中からいずれか1つの値を決定し、上記3つのアドレスにそれぞれ値を記憶する。上記アドレスに値が記憶されると、割込み処理ごとに「1」減算され、「0」になったときに、リール31が再始動可能となる。

【1499】

以上の図143に示す待機演出開始処理は、図140に示すように、最小遊技時間を経過しているか否かの判断(ステップS766)の前に実行される。換言すれば、待機演出開始処理は、最小遊技時間を経過していない場合であっても実行される。そして、待機演出の終了後、ステップS766において最小遊技時間を経過しているか否かを判断する。なお、第23実施形態では、図145に示すタイマ値によって待機演出を実行するので、待機演出の終了時には最小遊技時間(4.1秒)は必ず経過していることとなる。

このように、待機演出を実行するときは、最小遊技時間を待たずに開始するようにしているので、たとえばホールの閉店に近い時間で待機演出が実行されたときでも、遊技者に不快な思いをさせてしまうことを低減することができる。

【1500】

図146は、図139のステップS752におけるリール停止受付チェック(M_STOP_CHK)を示すフローチャートである。

まず、ステップS791では、アドレス「F041(H)」と「F042(H)」によって記憶されている待機時間(_TM2_WAIT)が「0」であるか否か(ゼロフラグが「1」か否か)を判断する。「0」であるときはステップS792に進み、「0」でないときは本フローチャートによる処理を終了する。換言すれば、アドレス「F041(H)」と「F042(H)」によって記憶されている待機時間(_TM2_WAIT)が「0」でない限り、ストップスイッチ42が操作されたとしてもリール31の停止処理を実行しない。

【1501】

このように制御するのは、以下の理由による。

第23実施形態では、非RT又はRT1中の1BB非内部中は、図126及び図127に示すように、比較的高確率で（「19930/65536」で）1BBに当選する。1BBに当選し、1BB内部中となった場合において、当該遊技で小役又はリプレイに当選していない遊技（入賞及びリプレイ条件装置番号が「0」の遊技）では、1BBの図柄組合せが停止表示可能となる。

一方、第23実施形態では、1BB遊技でATを実行する。このため、非AT中であるときは、1BB内部中であっても、1BBを入賞させたくない。仮に、非AT中に1BBが入賞してしまった場合であっても、1BB遊技自体は実行されるが、ATは実行されない。また、1BB作動中は、ATの抽選が実行されないため、非AT中に1BB作動中になることは、遊技者に不利となる。1BB作動時は、1BB未作動時に比べて、上述したようにわずかに出玉率は高くなるが、ATの抽選が実行されない遊技期間であるので、実質上、遊技者に不利となる。

【1502】

そこで、1BBの図柄組合せを停止表示が許可されていないとき、具体的には、メイン遊技状態が「3」（AT準備中）でないとき、又はメイン遊技状態が「3」であってもAT待機フラグが「0」でないときは、1BBの図柄組合せが停止表示されることをできるだけ避けるために、1BBの図柄組合せがテンパイした（2つのリール31の停止時に、1BBに係る図柄「青BAR」が有効ラインに停止した）場合に、第3ストップスイッチ42が操作されてもその停止操作が有効にならない期間を設けている。

【1503】

ステップS791において待機時間が「0」であると判断され、ステップS792に進むと、全モータのインデックス通過チェックを行う。ここでは、以下の処理を実行する。

（1）第1リール図柄番号（通過位置用）（_NB_RL1_PASPIC）をAレジスタに記憶する。

（2）Aレジスタ値と第2リール図柄番号（通過位置用）（_NB_RL2_PASPIC）との論理和（OR）演算をする。そして、演算結果をAレジスタに記憶する。

（3）Aレジスタ値と第3リール図柄番号（通過位置用）（_NB_RL3_PASPIC）との論理和（OR）演算をする。そして、演算結果をAレジスタに記憶する。

（4）Aレジスタ値に「1」を加算する。

【1504】

ここで、第1リール図柄番号（通過位置用）（_NB_RL1_PASPIC）、Aレジスタ値と第2リール図柄番号（通過位置用）（_NB_RL2_PASPIC）、及び第3リール図柄番号（通過位置用）（_NB_RL3_PASPIC）は、第#リールモータインデックスに変化がある前は、「FF（H）」すなわち「11111111（B）」となっている。

したがって、少なくとも1つのデータが「11111111（B）」であれば、上記（3）までの演算結果は「11111111（B）」となり、（4）に示すように「1」を加算すると「0」になる。したがって、少なくとも1つのリール31について、第#リールモータインデックスに変化がある前は、上記演算結果が「0」となり、すべてのリール31について、第#リールモータインデックスに変化があった後は、上記演算結果は「0」以外の値となる。

【1505】

なお、上述したように、第#リールモータインデックスに変化があったときは、第#リール図柄番号（通過位置用）には、「10（D）」（立ち上がり時）又は「0」（立ち下がり時）が記憶される。そして、1図柄分移動したと判断されるごとに、第#リール図柄番号（通過位置用）は「1」減算される。このようにして、第#リールモータインデックスの変化後は、第#リール図柄番号（通過位置用）は、「0」（00000000（B））～「19（D）」（00010011（B））を循環することになる。したがって、第#リールモータインデックスの変化後は、上記の（1）～（3）の論理和演算で「11111111（B）」になることはない。

【1506】

10

20

30

40

50

また、上記（４）の演算の他の方法として、「１１１００００（Ｂ）」と論理積（ＡＮＤ）演算を行う方法が挙げられる。この方法であれば、演算結果が「０」でない場合には、後述するステップＳ７９３で「Ｎｏ」と判断することが可能となる。さらにまた、上記（４）の演算の他の方法として、左に「１」ビットシフトする演算する方法が挙げられる。この方法であれば、演算結果が「０」でない場合には、後述するステップＳ７９３で「Ｎｏ」と判断することが可能となる。つまり、第＃リールモータインデックスに変化がある前は、第＃リール図柄番号（通過位置用）の上位３ビットは「１１１」となっていることから、上記（４）の演算で上位３ビットのうち少なくとも１ビットが「１」であるか否かを判断する。そして、上位３ビット中に「１」があれば後述するステップＳ７９３でストップスイッチ４２の停止受付が可能にならず、上位３ビット中に「１」がなければ停止受付可能と判断することが可能となる。

10

【１５０７】

次にステップＳ７９３に進み、ストップスイッチ４２の停止受付が可能であるか否かを判断する。この判断は、ステップＳ７９２の上記（４）の演算において「０」であるか（ゼロフラグが「１」であるか）否かを判断する。換言すれば、全リール３１について、第＃リールモータインデックスに変化があったときは、ストップスイッチ４２の停止受付が許可される。

ステップＳ７９３において、ストップスイッチ４２の停止受付が可能であると判断したときはステップＳ７９４に進み、ストップスイッチ４２の停止受付が可能でないと判断したときは本フローチャートによる処理を終了する。

20

【１５０８】

ステップＳ７９４では、アドレス「Ｆ０１７（Ｈ）」の入力ポート立ち上がりデータＡ（`PT_IN_A_UP`）のＤ０～Ｄ２ビットの値に基づいて、（未だ停止制御されていないリール３１に対応する）ストップスイッチ４２の操作が行われたか否かを判断する。ストップスイッチ４２が操作されたと判断したときはステップＳ７９５に進み、ストップスイッチ４２が操作されていないと判断したときは本フローチャートによる処理を終了する。

ステップＳ７９５では、今回遊技の役抽選結果（アドレス「Ｆ０Ａ９（Ｈ）」及び「Ｆ０ＡＡ（Ｈ）」）、並びにストップスイッチ４２が操作された瞬間のリール位置に基づいて、停止位置を決定する。

次にステップＳ７９６に進み、停止図柄セット（`M_STOPPIC_SET`）に移行する。

30

【１５０９】

図１４７は、図１４６のステップＳ７９６における停止図柄セット（`M_STOPPIC_SET`）を示すフローチャートである。

このフローチャートは、上述したように、１ＢＢの図柄組合せがテンパイしている場合において、１ＢＢの図柄組合せを停止表示させてもよい状況下であるときは１ＢＢを図柄組合せが停止表示されることを制限しないが、１ＢＢの図柄組合せを停止表示させたくない状況下では、第３ストップスイッチ４２が有効になるまでの待ち時間をセットするものである。ここで待ち時間がセットされ、待ち時間を経過する前に第３ストップスイッチ４２が操作されたときは、図１４６のステップＳ７９１で「Ｎｏ」となり、第３リール３１の停止制御が実行されない。

40

【１５１０】

まず、ステップＳ８０１では、第２ストップスイッチ４２の停止操作が行われた後であるか否かを判断する。ここでは、図１４６のステップＳ７９４において、立ち上がりありと判断されたストップスイッチ４２が第２ストップスイッチ４２（２番目に操作されたストップスイッチ４２）であるか否かを判断する。ステップＳ８０１において第２停止後であると判断したときはステップＳ８０２に進み、第２停止後でないと判断したときは本フローチャートによる処理を終了する。

【１５１１】

ステップＳ８０２では、１ＢＢが入賞可能であるか否かを判断する。具体的には、第２停止時に、１ＢＢの図柄組合せが有効ラインにテンパイしたか否か又はテンパイするか否か

50

を判断する。たとえばテンパイしたか否かを判断するときは、第2リール31の停止後に、第1リール31及び第2リール31の「青BAR」（1BBの図柄組合せを構成する図柄）がいずれも有効ラインに停止しているときは、1BBがテンパイした（1BBが入賞可能）と判断する。一方、第2リール31が停止する前であっても（停止したか否かにかかわらず）、テンパイするか否かを判断してもよい。たとえば、第1リール31の停止時に「青BAR」が有効ラインに停止しており、かつ、第2リール31の「青BAR」が有効ラインに停止可能な操作タイミングで第2ストップスイッチ42が操作されたときは、1BBがテンパイする（1BBが入賞可能）と判断する。

1BBが入賞可能であると判断したときはステップS803に進み、1BBが入賞可能でないと判断したときは本フローチャートによる処理を終了する。

【1512】

ステップS803では、今回遊技の入賞及びリプレイ条件装置番号（_NB_CND_NOR）が「0」であるか否かを判断する。ここでは、アドレス「F0A9（H）」の値が「0」であるか否かを判断する。入賞及びリプレイ条件装置番号が「0」であると判断したときはステップS804に進み、「0」でないと判断したときは本フローチャートによる処理を終了する。

したがって、ステップS802において1BBがテンパイしたと判断された場合であっても、小役当選時の遊技ではステップS803で「No」となるので、ステップS810で待機時間は設定されない。第23実施形態では、小役に当選した遊技では、小役優先制御（1BBの当選を持ち越している遊技において小役に当選した遊技では、小役の入賞を優先し、1BBを入賞させない制御）が実行されることから、1BBが入賞することはない。よって、小役に当選した遊技では、待機時間を設ける必要がない。

ステップS804では、役物条件装置番号（_NB_CRRT_BNS）を取得する。この処理は、アドレス「F0AA（H）」の値を取得し、Aレジスタに記憶する処理である。

次のステップS805では、取得した役物条件装置番号が「2」未満であるか否か、換言すれば「1」であるか否かを判断する。ここでは、Aレジスタ値と「2」との比較演算を行い、Aレジスタの方が小さいと判断したときは、「Yes」と判断してステップS806に進み、「No」と判断したときは本フローチャートによる処理を終了する。

【1513】

なお、第23実施形態では、役物条件装置番号が「1」でない限り、1BBの図柄組合せがテンパイしないように構成されている。したがって、今回遊技で役物条件装置番号が「0」であるときは、ステップS802で「No」と判断されるように構成されている。このため、ステップS805では、役物条件装置番号が「1」であるか否かを判断することなく（もちろん、ステップS805において役物条件装置番号が「1」であるか否かを判断してもよい）、「2」未満であるか否かを判断している。

【1514】

ステップS806では、メイン遊技状態番号を取得する。この処理は、アドレス「F07E（H）」のメイン遊技状態（_NB_GAM_STS）の値をAレジスタに記憶する処理である。そしてステップS807に進み、Aレジスタ値が「3」（AT準備中）であるか否かを判断する。ここでは、Aレジスタ値と「3」との比較演算を行い、Aレジスタ値と「3」とが同一値であるときは「Yes」と判断する。メイン遊技状態番号が「3」であると判断したときはステップS808に進み、「3」でないと判断したときはステップS809に進む。

【1515】

ステップS808では、アドレス「F098（H）」のAT待機カウンタ（_CT_AT_WAIT）の値を取得する。そして、AT待機カウンタ値が「0」であるか否かを判断する。AT待機カウンタ値が「0」であるときは本フローチャートによる処理を終了する。これに対し、AT待機カウンタが「0」でないと判断したときはステップS809に進む。

ステップS809では、HLレジスタに「896（D）」を記憶する。次にステップS810に進み、アドレス「F041（H）」と「F042（H）」の待機時間（_TM2_WAI

10

20

30

40

50

T) にHLレジスタ値(896(D))を記憶する。そして本フローチャートによる処理を終了する。

アドレス「F041(H)」と「F042(H)」に待機時間が記憶されると、割込み処理ごとに「1」ずつ減算される。また、ここでセットした時間が、図146のステップS791で「0」となったか否かが判断される。

以上の処理において、メイン遊技状態が「3」であり、かつAT待機カウンタが「0」であるときは、待機時間は記憶されない。すなわち、この場合は、1BBの入賞が許可されている状態である。

【1516】

図148は、図139のステップS753における遊技終了チェック処理(M_GAME_CHK)を示すフローチャートである。

10

まず、ステップS941では、メイン遊技状態遊技終了時処理を実行する。この処理は、有利区間の終了条件を満たすか否かを判断等する処理であり、後述する図149に示す処理である。

次にステップS942に進み、1BB作動管理を実行する。1BB作動管理は、今回遊技が1BB遊技であるときに、1BB遊技の終了条件を満たすか否かを判断する処理である。具体的には、作動状態フラグ(第23実施形態では、第11実施形態と同様に、図35に示す「FL_ACTION」を備える。)のD2ビットが「1」であるか否かに基づいて、1BB作動中であるか否かを判断する。

1BB作動中であると判断したときは、1BB作動時の獲得可能枚数(アドレス「F00E(H)」の「CT_BIG_PAY」)を読み込み、「0」となったか否かを判断する。そして、獲得可能枚数が「0」になったと判断したとき(獲得可能枚数が1BB作動終了条件を満たすとき)は、作動状態フラグのD2ビットをクリアする処理を実行する。

20

【1517】

次にステップS943に進み、RB作動時であるか否かを判断する。ここでは、作動状態フラグ(図35)のD3ビットが「0」であるか否かを判断することにより、RB作動時であるか否かを判断する。RB作動時でない(RB作動状態フラグが「0」)と判断したときはステップS945に進み、RB作動時であると判断したときはステップS944に進む。

【1518】

30

ステップS944では、RB作動管理を実行する。この処理は、アドレス「F00F(H)」のRB作動時の遊技回数が「12」、又はアドレス「F010(H)」のRB作動時の入賞回数が「8」に到達したか否かを判断し、RBの遊技回数が「12」未満であり、かつ小役の入賞回数が「8」未満であると判断したときは、ステップS944の処理を終了し、ステップS945に進む。これに対し、ステップS944において、RBの遊技回数が「12」、又は小役の入賞回数が「8」のいずれかに到達したと判断したときは、作動状態フラグのD3ビットを「0」にし、ステップS945に進む。

ステップS945は、有利区間クリアカウンタ管理を実行する。この処理は、第11実施形態で示した図51又は図52に示す処理であり、有利区間クリアカウンタ及び差数カウンタの更新処理や、有利区間の終了条件を満たしたときの初期化処理等を実行する。そして、本フローチャートによる処理を終了する。

40

【1519】

図149は、図148のステップS941におけるメイン遊技状態遊技終了時処理を示すフローチャートである。

まず、ステップS951では、アドレス「F07A(H)」と「F07B(H)」の有利区間クリアカウンタ(_CT_ADV_CLR)が「600」未満となったか否かを判断する。「600」未満であると判断したときはステップS952に進み、「600」未満でないと判断したときはステップS955に進む。

ステップS952では、メイン遊技状態1(有利区間通常(非AT))であるか否かを判断する。この処理は、アドレス「F07E(H)」のメイン遊技状態番号が「1」である

50

か否かを判断する処理である。メイン遊技状態 1 であると判断したときはステップ S 9 5 7 に進み、メイン遊技状態 1 でないと判断したときはステップ S 9 5 3 に進む。

【1520】

ステップ S 9 5 3 では、メイン遊技状態 5 (A T 引戻し) であるか否かを判断する。この処理は、アドレス「F 0 7 E (H)」のメイン遊技状態番号が「5」であるか否かを判断する処理である。メイン遊技状態 5 であると判断したときはステップ S 9 5 4 に進み、メイン遊技状態 5 でないと判断したときは本フローチャートによる処理を終了する。

ステップ S 9 5 4 では、A T 引戻しカウンタが「0」であるか否かを判断する。この処理は、アドレス「F 0 9 D (H)」の値が「0」であるか否かを判断する処理である。A T 引戻しカウンタが「0」であると判断したときはステップ S 9 5 7 に進み、「0」でないと判断したときは本フローチャートによる処理を終了する。

10

【1521】

一方、ステップ S 9 5 1 からステップ S 9 5 5 に進むと、メイン遊技状態 4 の終了条件を満たすか否かを判断する。この処理は、アドレス「F 0 0 E (H)」の 1 B B 作動時の獲得可能枚数が「0」であるか否かを判断し、「0」であるときはメイン遊技状態 4 (1 B B 作動) の終了条件を満たすと判断する。メイン遊技状態 4 の終了条件を満たすと判断したときはステップ S 9 5 6 に進み、メイン遊技状態 4 の終了条件を満たさないと判断したときは本フローチャートによる処理を終了する。

ステップ S 9 5 6 では、エンディングカウンタが「1」から「0」になったか否かを判断する。この処理は、アドレス「F 0 9 7 (H)」のエンディングカウンタが今回遊技で「1」から「0」に更新されたか否かを判断する。エンディングカウンタが「1」から「0」になったと判断したときはステップ S 9 5 7 に進み、エンディングカウンタが「1」から「0」になっていないと判断したときは本フローチャートによる処理を終了する。

20

ステップ S 9 5 7 では、有利区間終了準備 (M_ADVEND_STBY) を実行する。この処理は、後述する図 1 5 0 に示す処理である。そして、有利区間終了準備を実行した後、本フローチャートによる処理を終了する。

【1522】

図 1 5 0 は、図 1 4 9 のステップ S 9 5 7 における有利区間終了準備 (M_ADVEND_STNBY) を示すフローチャートである。

ステップ S 9 6 1 では、有利区間クリアカウンタに「1」を保存する。この処理は、以下の処理を実行する。

30

(1) H L レジスタに「1 (H)」を記憶する。これにより、H レジスタ値は「0 (H)」、L レジスタ値は「1 (H)」となる。

(2) 次に、有利区間クリアカウンタの下位アドレス (F 0 7 B (H)) に L レジスタ値「1 (H)」を記憶し、上位アドレス (F 0 7 A (H)) に H レジスタ値「0 (H)」を記憶する。

そして、本フローチャートによる処理を終了する。以上より、有利区間クリアカウンタの上位バイトは「0 0 0 0 0 0 0 0 (B)」となり、下位バイトは「0 0 0 0 0 0 0 1 (B)」となる。

【1523】

40

以上の有利区間終了準備により、有利区間クリアカウンタに「1」を保存することで、有利区間の終了条件を満たすか否かを示すデータを RWM 5 3 の所定アドレスに記憶することが不要となる。

仮に、有利区間の終了条件を満たすか否かを示すデータを RWM 5 3 の所定アドレスに記憶したとき、それだけ、RWM 5 3 の容量を圧迫することになる。

また、有利区間の終了条件を満たしたときに、有利区間の終了条件を満たすことを示すデータを RWM 5 3 の所定アドレスに記憶する処理が必要となる。さらに、毎遊技、前記所定アドレスに記憶されたデータを読み込んで、有利区間の終了条件を満たすか否かを判断する処理が必要となる。よって、それだけ、プログラム容量を必要とし、ROM 5 4 の容量を圧迫することになる。

50

【1524】

一方、第23実施形態では、有利区間終了準備において有利区間クリアカウンタに「1」を保存するだけで、それ以降に実行されるたとえば図51の有利区間カウンタ管理において、ステップS422で「1」減算処理が実行されると、減算前の値が「1」、かつ減算後の値が「0」となるので、ステップS423で「No」、かつステップS424で「Yes」となり、ステップS435に進んで、有利区間終了時におけるRWM53のクリア処理を実行できるようになる。

【1525】

図151は、第23実施形態における割込み処理(I_INTR)を示すフローチャートであり、第11実施形態の図53に相当するフローチャートである。図151において、図53と同一の処理には同一ステップ番号を付している。

図151では、図53のステップS461におけるリール駆動制御を、ステップS841のリール駆動管理(I_REEL_ADM)とし、この具体的処理について詳述する。

また、図151では、ステップS842において試験信号出力を備える。なお、第11実施形態の図53では、当該処理を省略しており、第11実施形態では試験信号出力が設けられていないわけではない。

ステップS842の試験信号出力には、今回遊技での押し順及びリール31の指示位置のデータの出力が含まれていてもよい。また、たとえば条件装置情報等の出力が含まれていてもよいが、第23実施形態では説明を省略する。

【1526】

さらにまた、第23実施形態では、割込み周期は、「1.117」msであり、他の実施形態(2.235ms)と異なる。

ここで、割込み周期が「2.235」msであるときは、毎割込みごとにリール31の駆動制御を実行するが(たとえば第11実施形態において、図53のステップS461)、第23実施形態のように割込み周期が「1.117」msであるときは、2割込みに1回の割合でリール31の駆動制御(後述する図154のステップS872以降の処理)を実行する。

【1527】

図152は、図151のステップS841におけるリール駆動管理(I_REEL_ADM)を示すフローチャートである。

ここで、図152(後述する図153、図154～図155、図157、図159を含む。)に示すプログラムは、待機演出時のリール制御に限らず、通常のリール制御でも使用される。したがって、待機演出専用のプログラムを設けることなく、図152に示すプログラムで通常のリール制御と待機演出(リール31の逆回転)とを実行することが可能となる。

図152において、ステップS851では、リール数をセットする。なお、リール数は「3」である。ここでは、レジスタに、「00000100(B)」を記憶する処理を行う。

次のステップS852では、リール制御データアドレスセット(C_RLDAT_SET)を実行する。この処理は、後述する図153に示す処理であり、各レジスタに、制御対象となるリール駆動状態の値又はそのアドレスを記憶する処理である。ステップS852の処理により、各レジスタ値は、以下のようになる。

Aレジスタ値：制御対象となるリール31のリール駆動状態(_WK_RL#_STS)の値

Dレジスタ値：制御対象となるリール31のリール駆動状態(_WK_RL#_STS)のアドレス

Hレジスタ値：制御対象となるリール31のリール駆動状態(_WK_RL#_STS)のアドレス

【1528】

次のステップS853では、リール駆動制御(I_REEL_CTL)を実行する。この処理は、実際にリールの加速、定速、減速、停止等を行う処理であり、後述する図154～図15

10

20

30

40

50

5 に示す処理である。

次のステップ S 8 5 4 では、ステップ S 8 5 2 及び S 8 5 3 の処理を、全リール 3 1 について実行したか否かを判断する。この処理は、まず、C レジスタ値を右に「1」シフトする処理を実行する。たとえば、初期値は上記のように「0 0 0 0 0 1 0 0 (B)」であるので、1 回目のステップ S 8 5 4 では、右に「1」シフトにより「0 0 0 0 0 0 1 0 (B)」となる。次に、右に「1」シフト後の値が「0」となったか否かを判断する。「0」とであると判断したときは、全リール 3 1 についてステップ S 8 5 2 及び S 8 5 3 の処理を実行したと判断し、本フローチャートによる処理を終了する。一方、「0」でないと判断したときは、ステップ S 8 5 2 に戻る。

【1 5 2 9】

図 1 5 3 は、図 1 5 2 のステップ S 8 5 2 におけるリール制御データアドレスセット (C_RL DAT_SET) を示すフローチャートである。

まず、ステップ S 8 6 1 では、先頭 RWM アドレス要求セットを行う。ここでは、以下の処理を実行する。

(1) H L レジスタに、第 1 リール駆動状態 (_WK_RL1_STS) のアドレス、すなわち「F 0 4 D (H)」を記憶する。

(2) C レジスタ値を A レジスタに記憶する。なお、C レジスタ値の初期値は、上述したように「0 0 0 0 0 1 0 0 (B)」である。

(3) A レジスタ値を右に「1」シフトし、その結果を A レジスタに記憶する。これにより、最初の演算では、A レジスタ値は「0 0 0 0 0 0 1 0 (B)」となる。

(4) A レジスタ値に「1 1 (D)」を乗算し、乗算結果を A レジスタに記憶する。ここで、「0 0 0 0 0 0 1 0 (B)」すなわち「2 (D)」に「1 1 (D)」を乗算すると、「2 2 (D)」すなわち「1 6 (H)」となる。

【1 5 3 0】

なお、この「1 1 (D)」は、RWM 5 3 に記憶されるアドレス間隔に基づくものである。具体的には、第 1 リール駆動状態を記憶するアドレスが「F 0 4 D (H)」であり、第 1 リールに関する各種情報は「F 0 5 7 (H)」まで記憶されている。また、第 2 リール駆動状態を記憶するアドレスが「F 0 5 8 (H)」であり、第 2 リールに関する各種情報は「F 0 6 2 (H)」まで記憶されている。さらにまた、第 3 リール駆動状態を記憶するアドレスが「F 0 6 3 (H)」であり、第 3 リールに関する各種情報は「F 0 6 D (H)」まで記憶されている。

このように、第 1 リール駆動状態を記憶するアドレス「F 0 4 D (H)」から第 2 リール駆動状態を記憶するアドレス「F 0 5 8 (H)」の間隔は「1 1」アドレスであること、及び、第 2 リール駆動状態を記憶するアドレス「F 0 5 8 (H)」から第 3 リール駆動状態を記憶するアドレス「F 0 6 3 (H)」の間隔は「1 1」アドレスであることによる。これによって、以降の処理によって、同じ処理を繰り返し実行することによって、たとえば、制御対象リールとなるリール駆動状態情報を取得することが可能となる。

【1 5 3 1】

さらに、各リール 3 1 ごとの各種情報も、同一間隔で配置されている。たとえば、第 1 リール駆動パルス出力カウンタのアドレスは、第 1 リール駆動状態のアドレス「F 0 4 D (H)」に「2」を加算したアドレス「F 0 4 E (H)」である。同様に、第 2 リール駆動パルス出力カウンタのアドレスは、第 2 リール駆動状態のアドレス「F 0 5 8 (H)」に「2」を加算したアドレス「F 0 5 A (H)」である。さらに同様に、第 3 リール駆動パルス出力カウンタのアドレスは、第 3 リール駆動状態のアドレス「F 0 6 3 (H)」に「2」を加算したアドレス「F 0 6 5 (H)」である。他の情報についても同様である。

これにより、たとえば後述するステップ S 8 8 1 (図 1 5 4) では、第 # リール駆動状態のアドレスに「6」を加算して、第 # リール図柄番号 (通過位置用) (_NB_RL#_PASPIC) のアドレスを求める演算を行うが、たとえば第 1 リール 3 1 については、第 1 リール駆動状態のアドレス「F 0 4 D (H)」に「6」を加算して、第 1 リール図柄番号 (通過位置用) のアドレス「F 0 5 3 (H)」を求めることができる。同様に、第 2 リール 3 1

10

20

30

40

50

については、第2リール駆動状態のアドレス「F058 (H)」に「6」を加算して、第2リール図柄番号（通過位置用）のアドレス「F05E (H)」を求めることができる。このように、同じモジュールを繰返し実行することにより、3リール分の処理が実行可能となる。

【1532】

次にステップS862に進み、指定アドレスデータをセットする。ここでは、以下の処理を実行する。

(1) HLレジスタ値にAレジスタ値を加算し、加算結果をHLレジスタに記憶する。1回目の演算では、Aレジスタ値は「16 (H)」であるので、HLレジスタ値「F04D (H)」に「16 (H)」を加算すると、「F063 (H)」となる。

(2) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。

(3) Hレジスタ値をDレジスタに記憶する。

(4) Lレジスタ値をEレジスタに記憶する。

この処理により、

Aレジスタ値：第3リール駆動状態 (_WK_RL3_STS) の値

HLレジスタ値：第3リール駆動状態 (_WK_RL3_STS) のアドレス値 (Hレジスタ値が上位アドレス、Lレジスタ値が下位アドレス) である「F063 (H)」

DEレジスタ値：第3リール駆動状態 (_WK_RL3_STS) のアドレス値 (Dレジスタ値が上位アドレス、Eレジスタ値が下位アドレス) である「F063 (H)」

となる。

そして、本フローチャートによる処理を終了する。

【1533】

図153のリール制御データアドレスセット (C_RLDAT_SET) は、図152中、ステップS854で「Yes」と判断されるまで、合計3回実行される。

リール制御データアドレスセット (C_RLDAT_SET) による2回目の演算では、以下のようになる。

(1) ステップS861

a) HLレジスタに、第1リール駆動状態 (_WK_RL1_STS) のアドレス、すなわち「F04D (H)」を記憶する。

b) Cレジスタ値をAレジスタに記憶する。2回目は、Cレジスタ値は「00000010 (B)」である。

c) Aレジスタ値を右に「1」シフトし、その結果をAレジスタに記憶する。これにより、Aレジスタ値は「00000001 (B)」となる。

d) Aレジスタ値に「11 (D)」を乗算し、乗算結果をAレジスタに記憶する。ここで、「00000001 (B)」すなわち「1 (D)」に「11 (D)」を乗算すると、「11 (D)」すなわち「0B (H)」となる。

【1534】

(2) ステップS862

a) HLレジスタ値にAレジスタ値を加算し、加算結果をHLレジスタに記憶する。ここで、2回目の演算では、Aレジスタ値は「0B (H)」であるので、HLレジスタ値「F04D (H)」に「0B (H)」を加算すると、「F058 (H)」となる。

b) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。

c) Hレジスタ値をDレジスタに記憶する。

d) Lレジスタ値をEレジスタに記憶する。

この処理により、

Aレジスタ値：第2リール駆動状態 (_WK_RL2_STS) の値

HLレジスタ値：第2リール駆動状態 (_WK_RL2_STS) のアドレス値 (Hレジスタ値が上位アドレス、Lレジスタ値が下位アドレス) である「F058 (H)」

DEレジスタ値：第2リール駆動状態 (_WK_RL2_STS) のアドレス値 (Dレジスタ値が上位アドレス、Eレジスタ値が下位アドレス) である「F058 (H)」

となる。

【1535】

リール制御データアドレスセット (C_RLDAT_SET) の3回目の演算では、以下のようになる。

(1) ステップS861

- a) HLレジスタに、第1リール駆動状態 (_WK_RL1_STS) のアドレス、すなわち「F04D (H)」を記憶する。
- b) Cレジスタ値をAレジスタに記憶する。3回目は、Cレジスタ値は「00000001 (B)」である。
- c) Aレジスタ値を右に「1」シフトし、その結果をAレジスタに記憶する。これにより、Aレジスタ値は「00000000 (B)」となる。
- d) Aレジスタ値に「11 (D)」を乗算し、乗算結果をAレジスタに記憶する。ここで、「00000000 (B)」に「11 (D)」を乗算すると、「0」となる。

【1536】

(2) ステップS862

- a) HLレジスタ値にAレジスタ値を加算し、加算結果をHLレジスタに記憶する。ここで、3回目の演算では、Aレジスタ値は「0」であるので、HLレジスタ値「F04D (H)」に「0」を加算すると、「F04D (H)」となる。
- b) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。
- c) Hレジスタ値をDレジスタに記憶する。
- d) Lレジスタ値をEレジスタに記憶する。

この処理により、

Aレジスタ値：第1リール駆動状態 (_WK_RL1_STS) の値

HLレジスタ値：第1リール駆動状態 (_WK_RL1_STS) のアドレス値 (Hレジスタ値が上位アドレス、Lレジスタ値が下位アドレス) である「F04D (H)」

DEレジスタ値：第1リール駆動状態 (_WK_RL1_STS) のアドレス値 (Dレジスタ値が上位アドレス、Eレジスタ値が下位アドレス) である「F04D (H)」

となる。

【1537】

図154及び図155は、図152のステップS853におけるリール駆動制御 (I_REEL_CTL) を示すフローチャートである。図155は、図154に続くフローチャートである。

図154において、ステップS871では、今回の割込み処理が励磁更新タイミングであるか否かを判断する。ここでは、以下の処理を行う。

- (1) Aレジスタ値 (第#リール駆動状態 (_WK_RL#_STS) の値) と「10000000 (B)」との排他的論理和 (XOR) 演算を行い、演算結果をAレジスタに記憶する。これにより、演算前のAレジスタ値のD7ビットが「0」であるときは当該演算により「1」となり、演算前のAレジスタ値のD7ビットが「1」であるときは当該演算により「0」となる。また、D0～D6ビットは、演算前後で変わらない。

- (2) Aレジスタ値を、HLレジスタ値が示すアドレス (第#リール駆動状態 (_WK_RL#_STS) が示すアドレス) に記憶する。

- (3) HLレジスタ値が示すアドレスに記憶されているD7 (最上位) ビット目が「0」であるか否かを判断し、「0」であるときは、励磁更新タイミングであると判断する。

【1538】

以上より、第#リール駆動状態 (_WK_RL#_STS) のD7ビットは、割込み処理ごとに、「0」又は「1」の値をとる。したがって、2割込みに1回、D7ビットが「0」となり、励磁更新タイミングが到来するようになっている。

そして、励磁更新タイミングであると判断したときはステップS872に進み、励磁更新タイミングでないと判断したときは本フローチャートによる処理を終了する。換言すれば、リール駆動制御 (I_REEL_CTL) のステップS872以降の処理は、2割込みに1回実

10

20

30

40

50

行される。したがって、ステップ S 8 7 2 以降の処理において更新されるカウンタやデータは、2 割込みごとに更新可能となる。なお、モータ 3 2 を駆動するための制御（出力ポートからの出力処理）は、毎割込みごとに実行される。

【1539】

次のステップ S 8 7 2 では、リール回転開始待機カウンタを取得する。ここでは、以下の処理を実行する。

（1）HLレジスタ値をスタック領域に退避する。

（2）HLレジスタ値に「9」を加算して、HLレジスタ値を、第 # リール回転開始待機カウンタ（_CT_RL#_WAIT）のアドレス値にする。

次にステップ S 8 7 3 に進み、HLレジスタ値が示すアドレスに記憶されたカウンタ値のカウンタダウン（「1」減算）を実行する。

10

なお、第 # リール回転開始待機カウンタ（_CT_RL#_WAIT）には、待機演出なし時は「0」が記憶されており、待機演出あり時は、待機演出後の第 # リール 3 1 のランダム遅延用のカウンタ値が記憶されている。

そしてステップ S 8 7 4 に進み、リール回転開始時待機があるか否かを判断する。ここでは、ステップ S 8 7 3 における「1」減算前の値が「0」でないとき（キャリーフラグが「1」にならなかったとき）は、リール回転開始時待機なしと判断し、ステップ S 8 7 5 に進む。一方、リール回転開始時待機ありと判断したときは本フローチャートによる処理を終了する。

【1540】

20

次のステップ S 8 7 5 では、リール 3 1 が停止中であるか否かを判断する。ここでは、以下の処理を実行する。

（1）スタック領域に退避していた値（第 # リール駆動状態（_WK_RL#_STS）のアドレス値）を、HLレジスタに復帰させる。

（2）HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。

（3）Aレジスタ値が「0」であるとき、リール 3 1 が停止中であると判断する。

なお、ステップ S 8 7 5 に進んだときは、第 # リール駆動状態（_WK_RL#_STS）の D 7 ビットは「0」である。

ステップ S 8 7 5 においてリール 3 1 が停止中でないと判断したときはステップ S 8 7 6 に進み、リール 3 1 が停止中であると判断したときは本フローチャートによる処理を終了する。

30

【1541】

ステップ S 8 7 6 では、リール 3 1 が加速中又は減速中であるか否かを判断する。ここでは、Aレジスタ値（第 # リール駆動状態（_WK_RL#_STS）の値）が「3」未満であるときは、リール 3 1 が加速中又は減速中であると判断する。

リール 3 1 が加速中又は減速中であると判断したときはステップ S 8 8 2 に進み、リール 3 1 が加速中又は減速中でないと判断したときはステップ S 8 7 7 に進む。

【1542】

ステップ S 8 7 7 では、リール 3 1 が定速中又は減速開始かを判断する。ここでは、Aレジスタ値が「0」であるか否かを判断し、「0」でないときは、リール 3 1 が定速中又は減速開始であると判断し、「0」であるときは、リール 3 1 が定速中又は減速開始でないと判断する。

40

リール 3 1 が定速中又は減速開始であると判断したときはステップ S 8 9 2 に進み、リール 3 1 が定速中又は減速開始でないと判断したときはステップ S 8 7 8 に進む。

ステップ S 8 7 8 では、加速セット処理を実行する。ここでは、以下の処理を実行する。

（1）Eレジスタ値をLレジスタに記憶する。なお、Eレジスタ値は、リール駆動状態（_WK_RL#_STS）の下位アドレス値であるので、この処理により、HLレジスタには、第 # リール駆動状態（_WK_RL#_STS）のアドレスが記憶される。

（2）HLレジスタ値が示すアドレスに「2（D）」を記憶する。これにより、リール駆動状態を示す値が「2」（加速に相当する値）となる。

50

【1543】

次のステップS879では、リール駆動パルス出力カウンタ及びリール駆動パルス切替え回数を初期化する。ここでは、以下の処理を実行する。

(1) HLレジスタ値に「2」を加算した値が示すアドレスに、「1」を記憶する。ここで、HLレジスタ値に「2」を加算した値が示すアドレスは、第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)のアドレスとなる。

(2) HLレジスタ値に「3」を加算した値が示すアドレスに、「9」を記憶する。ここで、HLレジスタ値に「3」を加算した値が示すアドレスは、第#リール駆動パルス切替え回数(_CT_RL#_PLSCHG)のアドレスとなる。

【1544】

次にステップS880に進み、待機演出中であるか否かを判断する。この処理は、アドレス「F09E(H)」の待機演出種別(_WK_PRD)が「0」であるか否かを判断し、「0」であるときは待機演出中でないと判断する。待機演出中でないと判断したときはステップS881に進み、待機演出中であると判断したときはステップS882に進む。

ステップS881では、図柄番号(通過位置用)及び図柄番号(停止位置用)の初期化を行う。ここでは、以下の処理を実行する。

(1) HLレジスタ値に「6」を加算したアドレスに、初期値「255(D)」(FF(H))を記憶する。ここで、HLレジスタ値に「6」を加算したアドレスは、第#リール図柄番号(通過位置用)(_NB_RL#_PASPIC)のアドレスである。

(2) HLレジスタ値に「7」を加算したアドレスに、初期値「255(D)」(FF(H))を記憶する。ここで、HLレジスタ値に「7」を加算したアドレスは、第#リール図柄番号(停止位置用)(_NB_RL#_STPPIC)のアドレスである。

【1545】

次のステップS882では、リール駆動パルス出力カウンタを「1」減算する。ここでは、以下の処理を実行する。

(1) HLレジスタ値を、第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)のアドレスにする。

(2) HLレジスタ値が示すアドレスに記憶されているデータを「1」減算する。

次にステップS883に進み、リール駆動パルス出力カウンタが「0」であるか否かを判断する。この処理は、上記(2)における「1」減算した結果が「0」であるか否かを判断する。「0」であると判断したときはステップS884に進み、「0」でないと判断したときは本フローチャートによる処理を終了する。

【1546】

次のステップS884では、リール駆動パルス切替え回数が「0」であるか否かを判断する。ここでは、以下の処理を実行する。

(1) HLレジスタ値を、第#リール駆動パルス切替え回数(_CT_RL#_PLSCHG)のアドレス値にする。

(2) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。

(3) Aレジスタ値をBレジスタに記憶する。

(4) Aレジスタ値が「0」であると判断したときは、リール駆動パルス切替え回数が「0」であると判断する。

リール駆動パルス切替え回数が「0」であると判断したときはステップS914(図155)に進み、「0」でないと判断したときはステップS885に進む。

【1547】

ステップS885では、リール駆動パルス切替え回数を「1」減算する。この処理は、HLレジスタ値が示すアドレス(第#リール駆動パルス切替え回数(_CT_RL#_PLSCHG)のアドレス)に記憶されているデータを「1」減算する処理である。また、「1」減算した値をAレジスタに記憶する。

次のステップS886では、加速・減速パルス出力カウンタテーブル(TBL_PULSE_UP)をセットする。

10

20

30

40

50

図 1 5 6 は、加速・減速パルス出力カウンタテーブル (TBL_PULSE_UP) を示す図である。

図 1 5 6 において、アドレス「1 0 5 0 (H)」の数値「9 0 (D)」は、減速時のパルス出力カウンタ値を示している。また、アドレス「1 0 5 8 (H)」～「1 0 5 1 (H)」の各数値は、加速時の 1～8 ステップ目までのパルス出力カウンタ値を示している。そして、ステップ S 8 8 6 では、H L レジスタに、加速・減速パルス出力カウンタテーブル (TBL_PULSE_UP) の先頭アドレス「1 0 5 0 (H)」を記憶する。

【1 5 4 8】

次のステップ S 8 8 7 では、加速・減速パルス出力カウンタテーブル (TBL_PULSE_UP) から、指定データを取得する。この処理は、H L レジスタ値 (1 0 5 0 (H)) に A レジスタ値 (第 # リール駆動パルス切替え回数) を加算した値のアドレスに記憶されているデータ (パルス出力カウンタ値) を、B レジスタに記憶する処理である。

次にステップ S 8 8 8 に進み、リール駆動パルス出力カウンタを保存する。ここでは、以下の処理を実行する。

(1) L レジスタに E レジスタ値を記憶する。

(2) H レジスタに D レジスタ値を記憶する。

この処理により、H L レジスタには、第 # リール駆動状態 (_WK_RL#_STS) のアドレスが記憶される。

(3) B レジスタ値 (パルス出力カウンタ値) を、H L レジスタ値に「2」を加算した値が示すアドレスに記憶する。

ここで、H L レジスタ値が示すアドレスは、第 # リール駆動状態 (_WK_RL#_STS) のアドレスであり、これに「2」を加算したアドレスは、第 # リール駆動パルス出力カウンタ (_CT_RL#_PLSOUT) のアドレスとなる。

【1 5 4 9】

次のステップ S 8 8 9 では、加速が終了したか否かを判断する。この処理は、A レジスタ値 (第 # リール駆動パルス切替え回数) が「0」であるか否かを判断し、「0」であるときは加速を終了したと判断する。加速を終了したと判断したときはステップ S 8 9 0 に進み、加速を終了していないと判断したときはステップ S 8 9 2 に進む。

ステップ S 8 9 0 では、定速をセットする。この処理は、H L レジスタ値が示すアドレス (第 # リール駆動状態 (_WK_RL#_STS)) に「5」を記憶する。

次のステップ S 8 9 1 では、リール回転不良検出カウンタをクリアする。この処理は、H L レジスタ値に「4」を加算した値のアドレス (第 # リール回転不良検出カウンタ (_CT_RL#_BAD)) のアドレスに「0」を記憶する処理である。

次のステップ S 8 9 2 では、リール駆動パルス更新 (I_PULSE_INC) を行う。この処理は、後述する図 1 5 7 に示す処理である。

【1 5 5 0】

次にステップ S 8 9 3 に進み、リール 3 1 が定速中であるか否かを判断する。ここでは、以下の処理を実行する。

(1) L レジスタに E レジスタ値を記憶する。

(2) H L レジスタ値に「1」を加算した値が示すアドレス (第 # リールモータインデックス (_FL_RL#_MT_IDX)) に記憶されているデータを A レジスタに記憶する。

(3) H L レジスタ値に「4」を加算する。これにより、H L レジスタ値は、第 # リール回転不良検出カウンタ (_CT_RL#_BAD) のアドレスとなる。

(4) D E レジスタ値が示すアドレスに記憶されているデータが「5」であるときは、定速中であると判断する。

ここで、D E レジスタ値が示すアドレスは、上記ステップ S 8 8 8 において、第 # リール駆動状態 (_WK_RL#_STS) のアドレスとなっている。

定速中であると判断したときはステップ S 8 9 4 に進み、定速中でないと判断したときはステップ S 9 0 3 に進む。

【1 5 5 1】

ステップ S 8 9 4 では、リール回転不良検出カウンタに「1」を加算する。この処理は、H Lレジスタ値が示すアドレスに記憶されている値を「1」加算する処理である。

次に図 1 5 5 のステップ S 8 9 5 に進み、リール回転不良検出時であるか否かを判断する。この処理は、ステップ S 8 9 4 においてリール回転不良検出カウンタに「1」を加算した結果が「0」であるか否かを判断し、「0」であるとき（ゼロフラグが「1」であるとき）は、リール回転不良検出時であると判断する。

リール回転不良検出時であると判断されたときはステップ S 8 7 8 に進んで、再度、加速処理を実行する。これに対し、リール回転不良検出時でないと判断したときはステップ S 8 9 6 に進む。

【1 5 5 2】

ステップ S 8 9 6 では、第 # リールモータインデックス（モータインデックス # 信号）に変化があるか否かを判断する。この処理は、A レジスタ値（第 # リールモータインデックス（_FL_RL#_MT_IDX）の値）に基づいて、モータインデックス # 信号に変化があるか否かを判断し、変化ありと判断したときはステップ S 8 9 7 に進み、変化なしと判断したときはステップ S 9 0 3 に進む。

ステップ S 8 9 7 では、インデックス通過時の基準図柄番号「1 0」及び基準ステップ数「3」をセットする。この処理は、D レジスタに「1 0（D）」を記憶し、E レジスタに「3（D）」を記憶する処理である。

ここで、D レジスタに記憶される「1 0（D）」は、この後、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）に記憶される値である。また、E レジスタに記憶される「3（D）」は、この後、第 # リールの 1 図柄のステップ番号（_NB_RL#_STEP）に記憶される値であり、いずれも設計値である。

【1 5 5 3】

次のステップ S 8 9 8 では、第 # リールモータインデックスの立ち上がり時であるか否かを判断する。この処理は、A レジスタ値（第 # リールモータインデックス（_FL_RL#_MT_IDX）の値）に基づいて、D 0 ビットが「1」、D 4 ビットが「0」であるときは、第 # リールモータインデックスの立ち上がり時であると判断する。第 # リールモータインデックスの立ち上がり時であると判断したときはステップ S 9 0 0 に進み、第 # リールモータインデックスの立ち上がり時でないと判断したときはステップ S 8 9 9 に進む。

【1 5 5 4】

ステップ S 8 9 9 では、インデックス通過時の基準図画番号「0」及び基準ステップ数「3」をセットする。この処理は、D レジスタに「0」を記憶し、E レジスタに「3（D）」を記憶する処理である。すなわち、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）になる値に「0」を記憶し、第 # リールの 1 図柄のステップ番号（_NB_RL#_STEP）になる値に「3（D）」を記憶する。

次のステップ S 9 0 0 では、第 # リール回転不良検出カウンタ（_CT_RL#_BAD）をクリアする。この処理は、H Lレジスタ値が示すアドレス（第 # リール回転不良検出カウンタ（_CT_RL#_BAD）のアドレス）に記憶されているデータに「0」を記憶する処理である。

【1 5 5 5】

次のステップ S 9 0 1 では、第 # リール駆動パルスデータ検索用カウンタ（_CT_RL#_PLUS）を取得する。この処理は、H Lレジスタ値に「4」を加算した値のアドレスに記憶されているデータを A レジスタに記憶する処理である。

ここで、H Lレジスタ値は、上記のように第 # リール回転不良検出カウンタ（_CT_RL#_BAD）のアドレス値であり、このアドレス値に「4」を加算すると、第 # リール駆動パルスデータ検索用カウンタ（_CT_RL#_PLUS）のアドレス値となる。

【1 5 5 6】

次のステップ S 9 0 2 では、インデックス通過時基準図柄番号及び基準ステップ数を保存する。ここでは、以下の処理を実行する。

（1）H Lレジスタ値に「1」を加算した値のアドレスに、E レジスタ値を記憶する。こ

10

20

30

40

50

ここで、HLレジスタ値に「1」を加算した値のアドレスは、第#リールの1図柄のステップ番号（_NB_RL#_STEP）である。このアドレスに、Eレジスタ値「3」を記憶する。

（2）HLレジスタ値に「2」を加算した値のアドレスに、Dレジスタ値を記憶する。ここで、HLレジスタ値に「2」を加算した値のアドレスは、第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）である。このアドレスに、Dレジスタ値（第#リールモータインデックスの立ち上がり時はステップS897でセットした「10（D）」、立ち下がり時はステップS899でセットした「0」）を記憶する。そして本フローチャートによる処理を終了する。

以上のようにして、ステップS896～S902が実行されると、第#リールモータインデックスの立ち上がり時及び立ち下がり時ごとに、第#リールの1図柄のステップ番号（_NB_RL#_STEP）、及び第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）に、それぞれ基準値（設計値）がセットされる。

【1557】

このように、第23実施形態では、リールモータインデックスの立ち上がり時及び立ち下がり時の双方を検知し、それぞれ1図柄のステップ番号及び通過位置用図柄番号を更新するので、リールモータインデックスの立ち上がり時のみを検知する場合と比べて、リール31が1回転する前に停止できる場合がある。また、リール31の回転に不具合があった場合でも、すぐに補正することが可能となる。

なお、上述したように、リール駆動制御（I_REEL_CTL）は、通常時（正回転時）であるか待機演出時（逆回転時）であるかにかかわらず実行される。したがって、ステップS898では、通常時（正回転時）であるか待機演出時（逆回転時）であるかにかかわらず、立ち上がり時であるか否かが判断され、ステップS902では、立ち上がり時又は立ち上り時に応じてそれぞれ所定値がセットされる。

【1558】

一方、ステップS893で定速中でないと判断されたとき、及びステップS896で第#リールモータインデックスに変化がないと判断されたときは、ステップS903に進む。ステップS903では、インデックスが通過済みであるか否か（リールセンサ33がインデックスを検知した後であるか否か）を判断する。ここでは、以下の処理を実行する。

（1）HLレジスタ値に「2」を加算した値のアドレスに記憶されているデータをAレジスタに記憶する。

HLレジスタ値は、第#リール回転不良検出カウンタ（_CT_RL#_BAD）のアドレス値であり、このアドレス値に「2」を加算すると、第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）のアドレス値となる。

（2）Aレジスタに記憶されている値に「1」を加算する。

（3）上記（2）の「1」加算の結果、「0」であるときは、第#リールモータインデックスが初期値から変化していないので、インデックスが通過していないと判断する。

【1559】

ここで、第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）には、上述したように、初期値「255（D）」（FF（H））が記憶され、第#リールモータインデックスの値が変化したときは、ステップS902において「0」又は「10（D）」が記憶され、その後は、「0」～「19（D）」を循環する。換言すれば、第#リールモータインデックスの値が変化した後、リール31が正常に回転している状況下であれば、第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）が「255（D）」になることはない（脱調により、再度、加速処理を実行した場合は、初期値として「255（D）」が再度記憶される）。

そこで、第#リール図柄番号（通過位置用）（_NB_RL#_PASPIC）に「1」を加算したときに「0」になれば、第#リールモータインデックスが未だ変化していないと判断することが可能となる。

【1560】

ステップS903において、インデックスが通過済みであると判断したときはステップS

10

20

30

40

50

904に進み、未だ通過していないと判断したときは本フローチャートによる処理を終了する。

ステップS904では、1図柄ステップ数を「1」減算する。ここでは、以下の処理を実行する。

(1) HLレジスタ値に「1」を加算し、加算した結果をHLレジスタに記憶する。ここで、「1」加算前のHLレジスタ値は、第#リール回転不良検出カウンタ(_CT_RL#_BAD)のアドレス値であるので、「1」加算すると、第#リールの1図柄のステップ数(_NB_RL#_STEP)のアドレス値となる。

(2) HLレジスタ値が示すアドレスに記憶されている値を「1」減算する。

【1561】

次のステップS905では、1図柄分動いたか否かを判断する。ここでは、ステップS904の「1」減算の結果、第#リールの1図柄のステップ数(_NB_RL#_STEP)の値が「0」となったとき(ゼロフラグが「1」となったとき)は、1図柄分動いたと判断する。1図柄分動いたと判断したときはステップS906に進み、1図柄分動いていない(上記減算結果が「0」でない)と判断したときはステップS909に進む。

ステップS906では、1図柄ステップ数「16(D)」を保存する。この処理は、HLレジスタ値が示すアドレス(第#リールの1図柄のステップ数(_NB_RL#_STEP))に「16(D)」を記憶する処理である。

【1562】

次のステップS907では、図柄番号を更新する。ここでは、以下の処理を実行する。

(1) HLレジスタ値に「1」を加算し、加算後の値をHLレジスタに記憶する。これにより、HLレジスタ値が示すアドレスは、第#リール図柄番号(通過位置用)(_NB_RL#_PASPIC)となる。

(2) HLレジスタ値が示すアドレスに記憶されている値に「1」を加算する特殊加算処理を実行する。ここで、「特殊加算処理」とは、この例では、上限値が「19(D)」(図柄番号の最大値に相当)に設定され、「19(D)」に「1(D)」を加算すると「0」になる演算である。具体的には、以下のように演算する。

例1) $0 + 1 = 1$

例2) $10 + 1 = 11$

例3) $19 + 1 = 0$

これにより、図柄番号の最大値であるか否かを判断することなく、「0」～「19(D)」の間を循環させることができる。

【1563】

次にステップS908に進み、1図柄ステップ数を補正する。なお、ステップS906では、第#リールの1図柄のステップ数(_NB_RL#_STEP)に「16(D)」を記憶している。

ここで、第23実施形態では、図柄番号が「2」、「7」、「12」、及び「17」の4図柄については1図柄のステップ数を「16」に設定し、他の16図柄については、1図柄のステップ数を「17」に設定している。

そこで、ステップS908では、ステップS907における更新後の図柄番号を判断し、図柄番号が「2」、「7」、「12」、及び「17」であるときは、ステップS906において第#リールの1図柄のステップ数(_NB_RL#_STEP)に記憶した「16(D)」を維持する。これに対し、上記4つの図柄番号以外の図柄番号であるときは、第#リールの1図柄のステップ数(_NB_RL#_STEP)に「17(D)」を記憶する。

なお、リール31の1周分のステップ数は、モータ32のステップ数に合わせて「336」に設定している。また、図柄数は、「20」である。そこで、4図柄についてはステップ数を「16」とし、16図柄についてはステップ数を「17」にすることで、

$$16 \times 4 + 17 \times 16 = 336$$

となるように設定している。

【1564】

次のステップ S 9 0 9 では、減速開始図柄位置となったか否かを判断する。ここでは、通過図柄番号と減速開始図柄とを比較するため、以下の処理を実行する。

(1) H L レジスタ値 (第 # リール図柄番号 (通過位置用) (NB_RL#_PASPIC)) から「1」を減算し、減算結果を H L レジスタ値とする。これにより、H L レジスタ値は、第 # リールの 1 図柄のステップ数 (NB_RL#_STEP) のアドレスとなる。

さらに、H L レジスタ値が示すアドレスに記憶されている値を B レジスタに記憶する。なお、ここで第 # リールの 1 図柄のステップ数を B レジスタに記憶するのは、後述するステップ S 9 1 0 における減速開始検査 (I_REDUCE_CHK) の処理で使用するためである。

(2) H L レジスタ値に「1」を加算し、加算した結果を H L レジスタ値とする。これにより、H L レジスタ値は、第 # リール図柄番号 (通過位置用) (NB_RL#_PASPIC) のアドレスとなる。

(3) H L レジスタ値が示すアドレスに記憶されている値を A レジスタに記憶する。

(4) H L レジスタ値に「1」を加算し、加算した結果を H L レジスタ値とする。

(5) H L レジスタ値が示すアドレス (第 # リール図柄番号 (停止位置用) (NB_RL#_STPPIC)) に記憶されている値と A レジスタ値とを比較し、同一値であれば「Y e s」と判断する。

【1 5 6 5】

次のステップ S 9 1 0 では、減速開始検査 (I_REDUCE_CHK) を実行する。この処理は、減速を開始可能な条件を満たしているか否かの検査であり、後述する図 1 5 9 に示す処理である。

そして、次のステップ S 9 1 1 では、減速開始時であるか否かを判断する。この処理は、ステップ S 9 1 0 の減速開始検査の結果、ゼロフラグが「1」であるときは、減速開始時であると判断する。

なお、詳細は後述するが、待機演出種別が「0」であるときは、ゼロフラグが「1」となる。また、待機演出種別が「0」でない場合 (逆回転の待機演出時) において、第 # リール指定図柄位置検索待機時間 (TM2_TAR#_WAIT) が「0」、かつ現在のステップ数が「1 3」 (設計値) であるときは、ゼロフラグが「1」になる。

【1 5 6 6】

減速開始時であると判断したときはステップ S 9 1 2 に進み、減速開始時でないと判断したときは本フローチャートによる処理を終了する。

ステップ S 9 1 2 では、減速をセットする。この処理は、A レジスタに「1」を記憶する処理である。

次のステップ S 9 1 3 では、減速時パルスデータをセットする (4 相オン)。この処理は、B レジスタに「0 0 0 0 1 1 1 1 (B)」を記憶する処理である。

次のステップ S 9 1 4 では、リール駆動状態をセットする。この処理は、A レジスタ値を D E レジスタ値が示すアドレスに記憶する処理である。ここで、D E レジスタ値は、第 # リール駆動状態 (WK_RL#_STS) のアドレスである。これにより、第 # リール駆動状態が「1」 (減速を示す値) となる。

【1 5 6 7】

次にステップ S 9 1 5 に進み、リール駆動パルスをセットする。この処理は、B レジスタ値を、第 # リールモータ信号データ (PT_MOTOR#) に記憶する処理である。

次のステップ S 9 1 6 では、減速開始状態から減速中の状態となったか否かを判断する。この処理は、B レジスタ値が「0」であるか否かを判断し、「0」でないときは、減速開始から減速中になったと判断する。減速開始から減速中になったと判断したときはステップ S 9 1 7 に進み、そうでないと判断したときは本フローチャートによる処理を終了する。上記のように、ステップ S 9 1 3 では B レジスタに「0 0 0 0 1 1 1 1 (B)」が記憶されるので、ステップ S 9 1 3 を経由してステップ S 9 1 6 に進んだときは、「0」でないと判断され、減速開始から減速中になったと判断される。これに対し、ステップ S 8 8 4 で「Y e s」と判断され、ステップ S 9 1 4 に進んだときは、ステップ S 8 8 4 において B レジスタ値が「0」になっているので、ステップ S 9 1 6 では「N o」と判断される。

ステップ S 9 1 7 では、リール回転停止時の出力要求をセットする。この処理は、停止するリール 3 1 の図柄番号をサブ制御基板 8 0 に送信するための処理である。そして本フローチャートによる処理を終了する。

【1568】

図 1 5 7 は、図 1 5 4 のステップ S 8 9 2 におけるリール駆動パルス更新 (I_PULSE_INC) を示すフローチャートである。

まず、ステップ S 9 2 1 では、リール駆動パルスデータ検索用カウンタに「1」を加算する。ここでは、以下の処理を実行する。

(1) H L レジスタ値に「8」を加算し、加算結果を H L レジスタに記憶する。ここで、「8」加算前の H L レジスタ値は、第 # リール駆動状態 (_WK_RL#_STS) のアドレス値であり、「8」を加算すると、H L レジスタ値は、第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS) のアドレス値となる。

10

(2) H L レジスタ値が示すアドレスに記憶されている値に「1」を加算する。ここで、たとえば、第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS) に記憶されている値が「255 (D)」であった場合には、「1」を加算した結果、「0」となる。

【1569】

次にステップ S 9 2 2 に進み、検索用カウンタ更新補正データを加算する。ここでは、以下の処理を実行する。

(1) アドレス「F09F (H)」の検索用カウンタ更新補正データ (_WK_PLS_REV) の値を A レジスタに記憶する。ここで、検索用カウンタ更新補正データ (_WK_PLS_REV) の値が「0」であるときは、正回転のデータであることを意味し、「FE (H)」であるときは逆回転のデータであることを意味する。

20

(2) H L レジスタ値が示すアドレスに記憶されている値 (第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS)) に、A レジスタ値を加算し、加算結果を A レジスタに記憶する。

【1570】

ここで、リール 3 1 が正回転時であるときは、A レジスタ値は「0」であるので、A レジスタ値は、加算前の H L レジスタ値が示すアドレスに記憶された値と同一値となる。

これに対し、リール 3 1 が逆回転時であるときは、A レジスタ値は「FE (H)」であるので、実質的に、加算前の H L レジスタ値が示すアドレスに記憶された値から「2」を減算した値となる。

30

たとえば、

H L レジスタ値が示すアドレスに記憶された値：100 (D)

A レジスタ値：FE (H) すなわち 254 (D)

であるとき、

A レジスタ値は、「98 (D)」となる。

【1571】

次のステップ S 9 2 3 では、第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS) を更新する。この処理は、A レジスタ値を、H L レジスタ値が示すアドレスに記憶する処理である。

40

以上のステップ S 9 2 1 ~ S 9 2 3 の処理により、正回転時には、第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS) が「1」加算され、逆回転時には、「1」減算される。

次にステップ S 9 2 4 に進み、リール駆動パルスデータ検索用オフセットを生成する。この処理は、A レジスタ値と、「00000111 (B)」の論理積 (AND) 演算を実行する処理である。そして、論理積演算の結果を A レジスタに記憶する。

A レジスタ値は、第 # リール駆動パルスデータ検索用カウンタ (_CT_RL#_PULS) の値であり、「0」~「255 (D)」の範囲をとる値である。この値と「00000111 (B)」とを論理積 (AND) 演算すると、演算結果は、「0」~「7」の値となる。

50

【1572】

具体的には、たとえば以下になる。

例1) Aレジスタ値「00000000 (B)」であるときは、「00000111 (B)」と論理積 (AND) 演算すると、「00000000 (B)」となる。

例2) Aレジスタ値が「00000010 (B)」であるときは、「00000111 (B)」と論理積 (AND) 演算すると、「00000010 (B)」となる。

例3) Aレジスタ値が「000100001 (B)」であるときは、「00000111 (B)」と論理積 (AND) 演算すると、「00000001 (B)」となる。

例4) Aレジスタ値が「111111111 (B)」であるときは、「00000111 (B)」と論理積 (AND) 演算すると、「00000111 (B)」となる。

すなわち、論理積 (AND) 演算後の値の最大値は、「00000111 (B)」(7 (D)) である。

【1573】

次にステップS925に進み、リール駆動パルステーブルをセットする。この処理は、HLレジスタに、リール駆動パルステーブル (TBL_REEL_PULSE) のアドレスを記憶する処理である。

図158は、リール駆動パルステーブル (TBL_REEL_PULSE) を示す図である。図158に示すように、リール駆動パルステーブル (TBL_REEL_PULSE) には、8種類のリール駆動パルスデータが記憶されている。リール駆動パルスデータのうち、上位4ビット (D4~D7ビット) は、未使用ビットである。また、D0ビットはφ0のデータに対応し、D1ビットはφ1のデータに対応し、D2ビットはφ2のデータに対応し、D3ビットはφ3のデータに対応する。そして、「1」はオン、「0」はオフを示す。

たとえば、アドレス「1100 (H)」に記憶された「00001001 (B)」は、φ0及びφ3がオンを意味する。なお、φ0~φ3は、4相ステッピングモータの励磁相に相当する。

そして、ステップS925では、HLレジスタに、リール駆動パルステーブル (TBL_REEL_PULSE) の先頭アドレスである「1100 (H)」を記憶する。

【1574】

次のステップS926では、リール駆動パルスデータを取得する。この処理は、HLレジスタ値にAレジスタを加算した結果をHLレジスタ値とし、HLレジスタ値が示すアドレスの値をBレジスタに記憶する処理である。

ここで、Aレジスタ値は、ステップS924において生成したオフセット値 (「0」~「255 (D)」) の範囲のリール駆動パルスを、「0」~「7」に変換した値である。

たとえばAレジスタ値が「1」であるときは、HLレジスタ値「1100 (H)」に「1 (H)」を加算した「1101 (H)」の値「00000001 (B)」をBレジスタに記憶する。

次にステップS927に進み、リール駆動パルスデータをセットする。この処理は、Bレジスタ値を、第#リールモータ信号データ (_PT_MOTOR#) に記憶する処理である。そして、本フローチャートによる処理を終了する。

【1575】

図159は、図155のステップS910における減速開始検査 (I_REDUCE_CHK) を示すフローチャートである。

まず、ステップS931では、待機演出種別が「0」であるか否かを判断する。ここでは、アドレス「F09E (H)」の待機演出種別 (_WK_PRD) に記憶されている値が「0」であるか否かを判断し、「0」であるときは、「Yes」と判断して本フローチャートによる処理を終了する。これに対し、「0」でないと判断したときはステップS932に進む。

ステップS932では、検索待機間が「0」であるか否かを判断する。この処理は、第#リール指定図柄位置検索待機時間 (_TM2_TAR#_WAIT) が「0」であるか否かを判断し、「0」であるときは「Yes」と判断してステップS933に進む。一方、「0」でな

10

20

30

40

50

いと判断したときは本フローチャートによる処理を終了する。

【1576】

ステップS933では、減速開始ステップ数「13(D)」をセットする。ここでは、以下の処理を実行する。

(1) Aレジスタに「13(D)」をセットする。

(2) Bレジスタ値と比較演算する。

そして、本フローチャートによる処理を終了する。

なお、Bレジスタ値は、図155のステップS909で記憶した、第#リールの1図柄のステップ数(_NB_RL#_STEP)である。そして、比較演算の結果、「0」となった場合には、ゼロフラグが「1」となる。ゼロフラグが「1」となったときは、図155中、ステップS911で「Yes」と判断される。換言すれば、現在のステップ数が「13(D)」(設計値)となったときに減速を開始するように設定されている。

【1577】

続いて、サブ制御基板80の第23実施形態特有の制御について説明する。

(1) のめり込み防止の出力

第23実施形態では、ATの1セット終了後、次のセットの開始前に、のめり込み防止の出力を行う場合がある。ここで、「のめり込み防止の出力」とは、第23実施形態では、画像表示装置23に、「ぱちんこ・パチスロは適度に楽しむ遊びです。のめり込みに注意しましょう。」等を画像表示することに相当する。なお、画像表示のみに限らず、「ぱちんこ・パチスロは適度に楽しむ遊びです。のめり込みに注意しましょう。」等を音声出力してもよい。画像表示のみ、音声のみ、画像表示及び音声の双方等、いずれであってもよいが、少なくとも画像表示を実行することが好ましいと解されている。

のめり込み防止の出力は、一般に、一定枚数以上のメダルが払い出されたときに実行されるものであることから、第23実施形態では、1セットのAT(メイン遊技状態4、1BB作動)が終了したときに、のめり込み防止の出力条件を満たしていれば、のめり込み防止出力を実行する。

【1578】

図160は、サブ制御基板80によるAT中ののめり込み防止出力を制御するフローチャートである。

まず、ステップS971では、AT中であるか否かを判断する。AT中であると判断したときはステップS972に進み、AT中でないと判断したときは本フローチャートによる処理を終了する。

サブ制御基板80は、メイン制御基板50から、メイン遊技状態に関するコマンドを受信する。メイン遊技状態「4」である旨のコマンドを受信したときは、AT中であると判断する。

【1579】

ステップS972では、ATを継続する旨の報知を出力したか否かを判断する。第23実施形態では、次のATが確定している場合、換言すれば、ATセット数カウンタが「1」以上である場合において、AT中に、次回もATが実行されることを示す報知を出力する場合(AT継続を報知する場合)と出力しない場合とを有する。

サブ制御基板80は、メイン制御基板50から、ATセット数カウンタのコマンドを受信する。そして、次のATが確定していない状況下(ATセット数カウンタが「0」のとき)はAT継続報知を出力する場合はないが、次のATが確定している状況下(ATセット数カウンタが「1」以上のとき)は、たとえば抽選等によりAT継続報知を出力するか否かを決定する。AT継続報知を出力することに決定したときは、AT継続報知を出力するための演出を選択し、当該演出を出力する。

【1580】

AT継続報知を出力する例としては、たとえばメインキャラクタと敵キャラクタとが対決し、メインキャラクタが勝つ演出等が挙げられる。メインキャラクタと敵キャラクタとが対決し、メインキャラクタが勝つ演出が出力されたときは、次のATが確定し、今回の

10

20

30

40

50

A TでA Tが終了する場合はない（ただし、報知された押し順通りに遊技者がストップスイッチ42を操作しなかった場合には、有利区間クリアカウンタ管理により、今回のA Tの途中で有利区間自体が終了する可能性がある。）。また、メインキャラクタと敵キャラクタとが対決し、メインキャラクタが負ける演出が出力されたときは、今回のA TでA Tが終了する場合と、A Tが継続する場合とを有する。

【1581】

ステップS972において、A T継続報知を出力したと判断したときはステップS973に進み、A T継続報知を出力していないと判断したときはステップS974に進む。

ステップS973では、A T継続報知フラグをオンにする。なお、A T継続報知フラグは、サブ制御基板80のRWM83の記憶領域内に備えるものであり、A T継続を報知したか否かを判断するためのフラグである。

10

【1582】

ステップS974では、1セットのA Tが終了したか否かを判断する。この判断は、メイン制御基板50から送信されてくるコマンドに基づいて、メイン遊技状態「4」の終了条件を満たしたとき（1BB遊技の作動終了時（遊技終了時））に、1セットのA Tが終了したと判断する。1セットのA Tが終了したと判断したときはステップS975に進み、終了していないと判断したときは本フローチャートによる処理を終了する。

ステップS975では、A T継続報知フラグがオンであるか否かを判断する。A T継続報知フラグがオンでないと判断したときはステップS976に進み、オンであると判断したときはステップS977に進む。

20

【1583】

ステップS976では、A T終了演出を出力する。ここで、「A T終了演出」とは、A Tを終了して非A Tに移行することを示唆する演出である。したがって、この時点でA Tセット数カウンタが「1」以上であっても、A T継続報知フラグがオンでないと、換言すれば、今回のセットのA T中にA T継続報知を出力していないときは、A T終了演出を出力する。なお、A T終了演出が出力されたからといって、A Tが必ず終了するとは限らない。

【1584】

次にステップS978に進み、上述したのめり込み防止演出を出力する。

次のステップS979では、A Tセット数を有するか否か（A Tセット数カウンタが「1」以上であるか否か）を判断する。A Tセット数を有しないと判断したときは本フローチャートによる処理を終了する。これに対し、A Tセット数を有すると判断したときは、ステップS980に進む。

30

ステップS980では、A T復活演出を出力する。すなわち、ステップS976ではA T終了演出を出力したが、そのA T終了演出を否定するための逆転演出を出力する。

一方、ステップS975においてA T継続報知フラグがオンであると判断したときは、ステップS977に進んでA T継続報知フラグをクリアし、本フローチャートによる処理を終了する。なお、ステップS977を経由するときは、既にA T継続報知を出力しているので、ステップS980のようなA T復活演出を出力する必要はない。ただし、1セットのA Tの終了時には、A Tが継続することを示す演出を改めて出力してもよいのはもちろんである。

40

【1585】

また、ステップS976のA T終了演出、ステップS978ののめり込み防止演出、及びステップS980のA T復活演出は、遊技者の操作によることなく、所定時間ごとに順次出力してもよい。あるいは、A T終了演出及びのめり込み防止演出の出力後は、遊技者の操作スイッチ（ベットスイッチ40、スタートスイッチ41、精算スイッチ43）の操作を待ち、操作スイッチが操作されたときは、ステップS979に進むようにしてもよい。また、ステップS978ののめり込み防止出力は、一定時間確保される。たとえばステップS978に進んだときは、所定のタイマ値を設定し、当該所定のタイマ値を割込み処理ごとに減算し、所定のタイマ値が「0」になったことを条件としてステップS978の処

50

理を終了することが挙げられる。

具体的には、のめり込み防止の出力は、少なくとも3秒間は継続することが好ましい。

また、のめり込み防止を出力している最中に電源断が行われた場合には、電源復帰時にはのめり込み防止の出力は行わない。のめり込み防止を出力している最中に電源断が行われ、その後に電源が復帰した場合には、上記の所定のタイマ値はクリアされる（クリアされている）。

【1586】

したがって、操作スイッチが操作されたときにステップS978からS979に移行する仕様とした場合であっても、操作スイッチが操作された時点では所定のタイマ値が「0」になっていないときは、ステップS978ののめり込み防止を出力し続ける。そして、所定のタイマ値が「0」となったときに、ステップS979に進むようにする。

また、ステップS978ののめり込み防止の出力を開始してから、所定のタイマ値が「0」になっても、操作スイッチが操作されなかったときは、のめり込み防止の出力を維持してもよく、あるいは、遊技機メーカのロゴマークの表示等のデモ画面に切り替えてもよい。

【1587】

また、1BB遊技が終了したときは、メイン制御基板50は、約1秒間のウェイト処理（「フリーズ処理」、「待機処理」ともいう。）を実行する。このウェイト処理を実行している期間は、いずれの操作スイッチを操作しても、その操作に基づく制御は実行されない。また、このウェイト処理を実行している期間に、メダルが投入された場合であっても、メダルは返却されるようにブロック45が制御される。このようなメイン制御基板50の制御がサブ制御基板80の制御と異なるのは、このウェイト処理を実行している途中（たとえば、ウェイト処理の開始から「0.3」秒後）に電源断が行われ、その後に電源が復帰した場合（設定変更モードに移行しない電源復帰時）には、引き続きウェイト処理を実行する点である。メイン制御基板50側で管理しているタイマは、ウェイト処理中に電源断が行われ、その後に電源が復帰した場合（設定変更モードに移行しない電源復帰）には、クリアされない。一方、設定変更モードに移行する電源復帰では、ウェイト処理のタイマ値はクリアされている。

【1588】

以上のように制御することにより、のめり込み防止の出力は一定時間確保されるので、遊技者に対し、のめり込み防止の画像表示を確実に見せることができる。

なお、メイン制御基板50によるウェイト処理は約1秒間であり、のめり込み防止の出力が約3秒間である場合、のめり込み防止の出力中であっても、ウェイト処理が終了すれば操作スイッチの操作が有効になる。したがって、ウェイト処理の終了後すぐに操作スイッチが操作されたときは、のめり込み防止の出力を継続しつつ、次の演出を実行する場合がある。たとえばステップS978でのめり込み防止の出力を開始した後、メイン制御基板50によるウェイト処理が終了し、操作スイッチが有効になり、たとえばベットスイッチ40の操作に基づいてステップS980のAT復活演出を出力するような場合には、のめり込み防止を出力しつつ、AT復活演出を出力する。

【1589】

第23実施形態では、のめり込み防止の出力は、AT終了演出を出力したことを条件としている。したがって、ステップS975で「Yes」の場合には、AT終了演出を出力しないので（ステップS976を実行しないので）、のめり込み防止表示も出力しない。

【1590】

以上のように、1セットのATの終了時に、次回のATの継続を遊技者に報知しているとき（遊技者がATの継続を知っているとき）は、のめり込み防止出力を実行せず、それ以外の場合には、AT終了画面を出力することを条件としてのめり込み防止を出力するので、のめり込み防止の出力の有無からATの継続を判断できないようにすることができる。換言すれば、のめり込み防止が出力されるとATが終了し、のめり込み防止が出力されなければATが終了しないようにすると、のめり込み防止出力の有無によってATの継続がわかってしまうからである。

また、遊技者がA Tの継続を知っているときには、のめり込み防止の出力をしても効果が薄いため、無駄な出力を行わなくて済むという効果もある。

【1591】

(2) 対決演出の出力(演出結末の出力タイミングの変動)

第23実施形態では、A T中に、次回もA Tが継続するか否かを示す演出として、対決演出を出力する場合がある。

第23実施形態の対決演出は、主人公側キャラクタと敵キャラクタとが対決し、主人公側キャラクタが勝利した場合には次回もA Tが継続することを示す演出となる。ここで、主人公側キャラクタが勝利した演出を出力したときは、上述したA T継続報知を出力したことを意味し、A T継続報知フラグをオンにする。これに対し、敵キャラクタが勝利した場合には、次回もA Tが継続することは確定しない。ただし、敵キャラクタが勝利した場合であっても、今回のセットでA Tが終了することを意味するものではない。敵キャラクタが勝利した場合には、その時点ではA T継続報知フラグをオンにしない。

【1592】

対決演出を出力する場合において、対決演出の結末(主人公キャラクタが勝利するか否かを示す演出)を出力する遊技では、以下のようにして、演出の出力タイミングを制御する。まず、主人公キャラクタが勝利するか否かを示す演出を出力する遊技では、スタートスイッチ41が操作されたときに、タイマの計測を開始する。タイマの計測は、サブ制御基板80のうちのサブメイン基板のタイマによって実行する。なお、図1中、サブ制御基板80は、サブメイン基板と、当該サブメイン基板の下位に属する基板であって画像表示装置23を制御することに特化した画像制御基板(サブサブ基板)とを備える。

【1593】

次に、サブ制御基板80のサブメイン基板は、全リール31が停止したことを示すコマンドをメイン制御基板50から受信する。サブメイン基板は、タイマ値が10秒を経過したか否かを判断し、10秒を経過したと判断したときは、サブサブ基板に対し、画像進行を許可するコマンド(主人公キャラクタが勝利するか否か、換言すれば対決演出の結末の出力を許可するコマンド)を送信する。サブサブ基板は、当該コマンドを受信したときに、主人公キャラクタが勝利するか否かを示す演出を出力する。

一方、全リール31が停止したことを示すコマンドを受信した場合において、タイマ値が10秒を経過していないときは、タイマ値が10秒を経過するまで待機する。そして、タイマ値が10秒を経過したときは、サブメイン基板は、サブサブ基板に対し、上記コマンドを送信する。

なお、「10秒」は、一例であり、5秒や15秒等、種々設定することができる。

【1594】

図161は、対決演出出力の制御を示すフローチャートである。

まず、ステップS991では、スタートスイッチ41が操作されたか否かを判断する。スタートスイッチ41が操作されると、メイン制御基板50からサブ制御基板80(サブメイン基板)に対し、スタートスイッチ41が操作されたことを示すコマンドが送信されるので、当該コマンドを受信したときは、スタートスイッチ41が操作されたと判断する。スタートスイッチ41が操作されたと判断したときはステップS992に進む。

ここで、サブメイン基板は、スタートスイッチ41が操作されたことを示すコマンドを受信したときは、今回遊技で出力する演出を選択し、選択した演出に対応するコマンドをサブサブ基板に送信する。サブサブ基板は、受信したコマンド(演出に対応するコマンド)に基づいて演出の出力を制御する。また、サブメイン基板は、ストップスイッチ42が操作されたことを示すコマンドをメイン制御基板50から受信すると、サブサブ基板に対し、ストップスイッチ42が操作されたことを示すコマンドを送信する。サブサブ基板は、ストップスイッチ42が操作されたことを示すコマンドを受信したときは、必要に応じて演出を切り替える(演出内容によっては切り替えない場合もある。)。

【1595】

ステップS992では、今回遊技が対決演出の結末を出力する遊技であるか否かを判断す

る。この処理は、前回遊技以前に対決演出をすでに出力しており、今回遊技が対決演出の結末を示す演出を出力する遊技に該当するか否かを判断する。対決演出の結末を出力する遊技であると判断したときはステップS993に進み、対決演出の結末を出力する遊技でないと判断したときは本フローチャートによる処理を終了する。

【1596】

ステップS993では、サブメイン基板は、タイマ値をセットする。そして、割込み処理ごとにタイマ値を減算する。たとえばサブメイン基板の割込み周期が1msであると仮定すると、タイマ値として「10000(D)」をセットし、割込み処理ごとに「1」ずつ減算することが挙げられる。そしてステップS994に進む。

ステップS994では、全リール31が停止したか否かを判断する。全リール31が停止するとメイン制御基板50からサブ制御基板80（サブメイン基板）に対し、全リール31が停止したことを示すコマンド（以下、「全リール停止コマンド」と称する。）が送信されるので、当該全リール停止コマンドを受信したときは、全リール31が停止したと判断する。全リール停止コマンドを受信したと判断したときはステップS995に進む。

【1597】

なお、メイン処理において全リール31が停止したか否かの判断は、図139のステップS289で実行される。

ここで、全リール31が停止したと判断するのは、以下のパターンが挙げられる。

（1）最終停止操作されたストップスイッチ42のレベルデータがオフであるとき。

（2）全ストップスイッチ42のレベルデータがオフであるとき。

（3）全ストップスイッチ42のレベルデータがオフであり、かつ、他のスイッチ（ベットスイッチ40、スタートスイッチ41、及び精算スイッチ43）のレベルデータがオフであるとき。

（4）上記（1）～（3）のいずれかに加え、すべてのリール31について、第#リール駆動状態（_WK_RL#_STS）が停止を示す情報（「0」）であるとき。

そして、第23実施形態では、上記（2）＋（4）の条件を満たすときに、メイン制御基板50は、全リール31が停止したと判断し、全リール停止コマンドをサブメイン基板に送信する。

【1598】

ステップS995では、タイマ値が「0」となったか否かを判断する。タイマ値が「0」になっていないと判断したときはタイマ値が「0」になったと判断されるまで待機する。そして、タイマ値が「0」になったと判断したときはステップS996に進む。ステップS996では、サブメイン基板は、サブサブ基板に対して、対決演出の結末の出力を許可するコマンドを送信する。サブサブ基板は、当該コマンドを受信すると、対決演出の結末を出力する。そして本フローチャートによる処理を終了する。

【1599】

以上により、全リール停止コマンドを受信したときにタイマ値が「0」であるとき（スタートスイッチ41の操作時から10秒以上を経過しているとき）は、全リール停止コマンドを受信した後に対決演出の結末が出力される。これに対し、全リール停止コマンドを受信したときにタイマ値が「0」になっていないときは、全リール停止コマンドを受信した後であっても、タイマ値が「0」になるのを待って対決演出の結末が出力される。

なお、第23実施形態では、タイマ値が「0」になった後であっても全リール停止コマンドを受信するまでは対決演出の結末を出力しないが、これに限らず、タイマ値が「0」になったときは全リール停止コマンドを受信する前でも対決演出の結末を出力してもよい。

【1600】

上述したように、全リール停止コマンドは、全ストップスイッチ42のレベルデータがオフであり、かつすべてのリール31について第#リール駆動状態（_WK_RL#_STS）が停止を示す情報であるときに、メイン制御基板50からサブメイン基板に送信されるように構成されている。

これにより、対決演出の結末を出力する遊技では、遊技者は、最後のストップスイッチ4

10

20

30

40

50

2（最後に操作した（された）ストップスイッチ42を意味する。以下同じ。）を長押しし、離れたタイミングで（ただし、スタートスイッチ41の操作時から10秒を経過していることが条件になる）、対決演出の結末を出力させることが可能となる。

したがって、対決演出の結末をすぐに見たくなないと考える遊技者は、最後のストップスイッチ42を押し続けければ（手を離さなければ）、対決演出の結末は、出力されない。そして、最後のストップスイッチ42から手を離れたタイミングで、対決演出の結末を出力することができる。

一方、これに限らず、最後のストップスイッチ42がオンになったとき（最後のストップスイッチ42の立ち上がりデータがオンになったとき）に、全リール停止コマンドが送信されるようにしてもよい。このようにすれば、最後のストップスイッチ42をオンにしたタイミングで対決演出の結末を出力することが可能となる。

【1601】

（3）音量の設定

第23実施形態では、スピーカ22からの音量を設定可能に構成されている。音調の設定は、スロットマシン10の設置管理者（ホール責任者）が音調設定を行う管理者（店長）モードと、スロットマシン10で遊技を行う遊技者が音調設定を行う遊技者モードとを備える。

図162において、（A）は、音調設定に係る管理者モードを示す画像表示装置23による画像表示を示し、（B）は、音調設定に係る遊技者モードを示す画像表示装置23による画像表示を示す図である。

【1602】

図中、（A）において、管理者モードの音調設定は、電源をオン／オフした場合、設定キースイッチをオンにして電源をオン／オフしたことにより実行可能となる設定変更状態、又は設定キースイッチをオンにしたことにより実行可能となる設定確認状態のうち、少なくとも1つの状況下で実行可能となるシステムメニューのうちの1つである。

管理者モードとして選択可能な音量は、「大きい」、「標準」、「小さい」の3つである（もちろん、この3段階に限られるものではない）。

管理者は、スロットマシン10の十字キーを用いて音量を選択し、チャンスボタンを押すと、その音量が確定するように構成されている。

ここで、図1には図示していないが、サブ制御基板80には、十字キー（「選択ボタン」とも称する。）及びチャンスボタン（「演出ボタン」、「決定ボタン」とも称する。）が電氣的に接続されている。十字キーは、メニュー画面等でカーソル位置を動かすときに操作するスイッチである。また、チャンスボタンは、演出を発展させるときに操作するスイッチであり、メニュー画面等で選択した対象を決定するときには操作するスイッチとしても用いられる。

【1603】

また、管理者モードでは、十字キーを使用して音量が変更されたときは、変更後の音量でテスト音を出力する。テスト音の種類としては、たとえばカーソル移動音でもよいが、予め定めた所定の音（パターン）を出力してもよい。たとえば、現在選択されている音量が「通常」である場合において、十字キーを操作して、カーソル位置が「音量」から「大きい」に変更されたときは、「大きい」に対応する音量でテスト音を出力する。これにより、管理者は、「大きい」音量がどの程度であるかを把握可能となる。カーソル位置が「通常」から「小さい」に変更されたときも同様に、「小さい」に対応する音量でテスト音を出力する。このようにすれば、管理者は、設定した音量がどの程度であるかを確認可能となる。

【1604】

また、テスト音の音量は、所定の演出音の音量を基準としている。ここで、「所定の演出音」とは、たとえば、スタートスイッチ41の操作時に出力される遊技開始音、ストップスイッチ42の操作時に出力される停止音、図柄組合せのテンパイ音、役の入賞音（又は払出し音）、AT中のBGMの音等が挙げられる。

10

20

30

40

50

したがって、たとえば管理者モードで音量が「標準」に設定され、後述する遊技者モードで音量が「音量3」に設定された場合に、テスト音の音量が80デシベルであるとする、遊技時の所定の演出音の音量も、概ね80デシベルに設定されることになる。これに対し、エラー音については後述する。

【1605】

また、管理者モードでたとえば「大きい」が選択されている場合において、十字キーの操作によりカーソル位置がさらに上側に移動させる操作が行われたとしても、カーソル位置は「大きい」を維持する。ただし、「大きい」が選択されている場合において、十字キーの操作によりカーソルを上側に移動させる操作が行われたときは、再度、「大きい」に対応する音量でテスト音を出力する。

そして、「大きい」、「標準」、「小さい」のいずれかの音量が選択されている場合において、チャンスボタンを操作すると、その音量で確定してもよい。なお、「大きい」、「標準」、「小さい」のいずれかの音量が選択されている場合において、十字キーによりカーソル位置を右側に移動させると、「閉じる」を選択可能となる。カーソル位置を「閉じる」にしてチャンスボタンを操作すると、その音量で確定してもよい。この場合、管理者モードの音量設定を終了し、システムメニュー（図示せず）に戻る。また、「閉じる」ではなく、他の項目（たとえば、省エネモード等）の設定にカーソル位置を移動させることができる場合に、カーソル位置を「他の項目の設定」に移動させ、チャンスボタンを操作すると、そのときにカーソル位置が示していた音量で確定してもよい。この場合、管理者モードの音量設定を終了し、他の項目の設定（図示せず）に移行する。

【1606】

管理者モードにより選択された音量は、サブ制御基板80のRWM83の所定領域に記憶可能に構成されている。この所定領域は、設定変更や電源断では消去されないように構成されている。このように構成することにより、ホール側は、音量を一度設定すれば、新たに音量を設定し直す作業を省くことが可能となる。また、メイン制御基板50側では、復帰不可能エラーが発生し、設定変更に伴うRWM53のクリア処理によって、設定値を含む記憶領域を初期化した場合であっても、サブ制御基板80のRWM83の前記所定領域は初期化しないようにしてもよい。また、管理者モードにおいて音量を選択する場合に、たとえば、「大きい」、「標準」、「小さい」のうち、「大きい」に十字キーを合わせたときに、前記所定領域に「大きい」に対応するデータを記憶可能としてもよく、あるいは、音量が確定したときに前記所定領域に「大きい」に対応するデータを記憶可能としてもよい。

【1607】

以上のようにして管理者モードにより音量が設定された後、遊技者は、遊技待機時に、音量を設定することが可能である。図162（B）は、このときの表示画面（遊技者モード）を図示している。

遊技待機時に、たとえば十字キーを操作すると、メニュー画面を表示し（図162では図示せず）、そのメニュー画面から「音調設定」を選択することで、音量設定の画面に移行することができる。

遊技者モードの音量設定では、「音量1」～「音量5」の5段階で設定することができる。十字キーでカーソルを移動させて音量を選択し、チャンスボタンでその音量を確定させることは、管理者モードと同様である。なお、管理者モードでは、カーソルを移動させるごとに選択された音量に対応するテスト音を出力したが、遊技者モードでは行わない。ただし、これに限らず、遊技者モードでも管理者モードと同様に、選択された音量に対応するテスト音を出力してもよい。

【1608】

図162（C）は、管理者モードの音量設定値と、遊技者モードの音量設定値との関係を示す図である。図中、たとえば管理者モードにおいて音量が「大きい」に設定され、かつ、遊技者モードにおいて音量が「音量5」に設定されたときの音量を「100」（基準値）としている。なお、図162（C）に示す各数値は、音量に対応する値を示すものであ

10

20

30

40

50

り、デシベル（dB）そのものを示す値ではない。

図162（C）の例では、最大音量は「100」であり、最小音量は「20」である。なお、各モードにおける音量や、最大値と最小値との範囲は、これに限らず、種々設定することができる。

図162（C）に示すように、第23実施形態の特徴的な点の1つは、遊技者が「音量1」を選択したときは、管理者モードにおいて音量が「大きい」に設定されていたとしても、最小の音量「20」に設定される点である。このように、遊技者モードの音量設定において最低音量（音量1）が選択されたときは、管理者モードでの音量設定値にかかわらず、最小音量に設定される。

【1609】

換言すれば、

a) 管理者モードで音量が「大きい」に設定され、かつ遊技者モードで「音量1（最小音量）」に設定された場合（設定パターンA）と、

b) 管理者モードで音量が「標準」に設定され、かつ遊技者モードで「音量1（最小音量）」に設定された場合（設定パターンB）と、

c) 管理者モードで音量が「小さい」に設定され、かつ遊技者モードで「音量1（最小音量）」に設定された場合（設定パターンC）と

で、出力される所定の演出音の音量は、いずれも「20」で同一である。

ただし、これに限らず、設定パターンA時の音量を「22」、設定パターンB時の音量を「21」、設定パターンC時の音量を「20」に設定する等、わずかに異なるように設定してもよい。

いずれにしても、設定パターンA～Cの場合に出力される所定の演出音の音量は、略同一（「略同一」は、「同一」を含む概念とする。）である。たとえば、最大音量を「100」としたとき、最小音量は「20」を基準とした「±3」の範囲内となるようにしている。

【1610】

したがって、遊技者は、できる限り小さな音量で遊技を行いたい場合には、「音量1」を選択することで、ホール間の音量の設定差に影響されることなく、最小音量で遊技を行うことができる。

なお、最小音量「20」は、一般的なホール内の環境下（ある程度騒がしい環境下）において、通常の聴力を有する遊技者が、キャラクタのセリフ、正解押し順、「狙え！」等の音声を聞き取ることが可能な音量である。

【1611】

図162（C）に示すように、第23実施形態の特徴的な点の1つは、音量の大きさの変化の度合いである。たとえば管理者モードで音量が「標準」に設定されている場合において、遊技者モードで「音量1」から「音量2」に変更すると、音量は「20」から「50」となる（上昇量「30」）。一方、遊技者モードで「音量4」から「音量5」に変更すると、音量は「80」から「90」になる（上昇量「10」）。このように、最小音量である「音量1」から「音量2」に変更した場合には、「音量1」以外の音量から一段階大きな音量に変更した場合よりも、上昇量が大きくなるように設定されている。よって、最小音量から他の音量に変更することにより、すぐに大きめの音量に変更することが可能となる。

なお、図162（C）の例では、管理者モードで音量が「小さい」に設定されている場合には、遊技者モードで「音量1」から「音量2」に変更した場合と、「音量1」以外の音量から一段階大きな音量に変更した場合とで、いずれも、音量の上昇量は「5」に設定されている。このように、管理者モードの音量設定によっては、遊技者モードで「音量1」から「音量2」に変更したときが最も上昇量が大きいとは限らない。

一方、管理者モードで音量が「小さい」に設定された場合において、遊技者モードでの音量を、たとえば、

音量1：20

音量2：30

音量 3 : 3 5

音量 4 : 4 0

音量 5 : 4 5

のように設定し、「音量 1」から「音量 2」に変更したときが最も上昇量が大きくなるようにすることも可能である。

【1612】

第 23 実施形態では、管理者モードで音量を設定した後、遊技者モードで音量を設定しない場合には、遊技者モードの音量はデフォルトとして「音量 5」に設定される。

また、遊技をしない時間（遊技待機状態）が 10 分間続くと、遊技者モードのそれまでの音量設定はクリアされ、デフォルトである「音量 5」に戻る。遊技者が入れ替わった場合には、音量をデフォルトに戻すためである。したがって、遊技者モードのデフォルトは「音量 3」等でもよい。

また、スロットマシン 10 の電源のオン／オフが行われたときは、遊技者モードの音量は、デフォルトである「音量 5」に設定される。

これに対し、管理者モードの音量は、再設定をしない限り、直前の値が維持される。たとえば、管理者モードにおいて音量を「小さい」に設定したときは、電源のオン／オフや、設定変更、設定確認後も、音量「小さい」が維持される。

【1613】

図 163 は、管理者モードにおける音量設定の制御を示すフローチャートである。

まず、ステップ S1001 では、現音量を読み込む。たとえば、「小さい」は「0」、「標準」は「1」、「大きい」は「2」が RWM83 の所定領域に記憶されており、この音量設定データを読み込む。次にステップ S1002 に進み、現音量を画像表示する。たとえば RWM83 に記憶された音量データが「1」であるときは、図 162 (A) の例のように現設定値が「標準」であることを画像表示する。

次にステップ S1003 に進み、十字キーが操作されたか否かを判断する。操作されたと判断したときはステップ S1004 に進み、操作されていないと判断したときはステップ S1007 に進む。

【1614】

ステップ S1004 では、音量の設定変更が可能であるか否かを判断する。たとえば現音量の設定が「標準」である場合において、十字キーによりさらに上が選択されたときは音量の設定変更が可能であると判断する。一方、現音量の設定が「大きい」である場合において、十字キーによりさらに上が選択されたときは音量の設定変更が不可能であると判断する。音量の設定変更が可能であると判断したときはステップ S1005 に進み、音量の設定変更が不可能であると判断したときはステップ S1006 に進む。

ステップ S1005 では、音量の設定値を更新する。上記のように、現音量の設定が「標準」である場合において、十字キーによりさらに上が選択されたときは、音量の設定を「大きい」に更新する。そしてステップ S1006 に進む。

【1615】

ステップ S1006 では、現在の設定の音量でテスト音を出力する。上記のように、たとえば音量が「標準」から「大きい」に変更されたときは、変更後の「大きい」に対応する音量でテスト音を出力する。これに対し、たとえば現音量が「大きい」に設定されている場合において、十字キーでさらに上の音量が選択された場合（ステップ S1004 で「No」の場合）には、現音量の「大きい」に対応する音量でテスト音を出力する。

次に、ステップ S1007 に進み、チャンスボタンが操作された否かを判断する。チャンスボタンが操作されたと判断したときは本フローチャートによる処理（管理者モードによる音量設定）を終了する。これに対し、チャンスボタンが操作されていないと判断したときはステップ S1003 に戻る。

【1616】

以上の音量設定は、所定の演出音に対するものである。これに対し、エラー（復帰可能エラー及び復帰不可能エラー）音の音量は固定とし、上記の管理者モードや遊技者モードで

10

20

30

40

50

の音量設定により変化しないように構成されている。たとえばゴト行為を行う者が、ゴト行為を行う前に、上述する遊技者モードで音量を最小音量に設定する場合が考えられるからである。

たとえば、エラー音については、一律に、管理者モードで「大きい」に設定され、かつ遊技者モードで音量５」に設定されたときの「１００」に対応する音量に設定することが挙げられる（たとえば、エラー音は、一律に、「９０」デシベルに設定する等）。

ただし、これに限らず、遊技者モードではエラー音の音量を変更できないが、管理者モードではエラー音の音量を設定可能としてもよい。ただし、管理者モードでエラー音を最も低い音量に設定されたとしても、エラー音は、周囲に十分に届き渡る程度の音量に設定される。

10

また、図１６２（Ａ）で示す管理者モードにおいて音量（「大きい」、「標準」、「小さい」）を設定すると、同時にエラー音の音量も変化（「大きい」、「標準」、「小さい」に応じた音量に変化）するようにしてもよい。あるいは、管理者モードにおいて、エラー音の音量を設定する専用のメニュー画面を設けてもよい。

【１６１７】

（４）１ＢＢの図柄組合せがテンパイしたときの演出

サブ制御基板８０は、１ＢＢがテンパイしたときは、フラッシュ（演出ランプ２１による発光）及びテンパイ音（スピーカ２２からのサウンド）を出力する。フラッシュ及びテンパイ音は、メイン遊技状態４（ＡＴ、１ＢＢ作動）への移行条件を満たしているか否かにかかわらず実行される。これにより、遊技者は、何気なく遊技を進行している場合に、偶然に１ＢＢがテンパイしたときであっても、１ＢＢがテンパイした事実を知ることができる。

20

【１６１８】

さらに、上述したように、１ＢＢがテンパイした場合において、メイン遊技状態４への移行条件を満たしているときは、第３ストップスイッチ４２を操作しても第３リール３１の停止操作を受け付けない待機時間は設定されないが、メイン遊技状態４への移行条件を満たしていないときは、当該待機時間が設定される（図１４７のステップＳ８０９～Ｓ８１０）。これにより、遊技者の不意な停止操作によって１ＢＢが入賞してしまうことを防止することができる。

【１６１９】

また、ＡＴへの移行条件を満たしている場合には、上述したように、「「青ＢＡＲ」を狙え！」と画像表示され、かつ、「狙え」という音声も併せて出力される。

ここで、遊技中は、メイン遊技状態４への移行条件を満たしていない場合の方が多いことから、１ＢＢがテンパイするごとに、上述したフラッシュ及びテンパイ音が出力されると、遊技者は、フラッシュ及びテンパイ音が、１ＢＢの入賞を回避するための演出であると認識する可能性も考えられる。

30

しかし、メイン遊技状態４への移行条件を満たしていれば、「「青ＢＡＲ」を狙え！」の画像表示、及び「狙え」という音声出力されることから、同時にフラッシュ及びテンパイ音が出力されているとしても、遊技者は、今回遊技では、１ＢＢを入賞させてよいと認識することができる。

40

【１６２０】

なお、１ＢＢがテンパイした場合において、メイン遊技状態４への移行条件を満たしていないときはフラッシュ及びテンパイ音を出力し、メイン遊技状態４への移行条件を満たしているときはこれらのフラッシュ及びテンパイ音を出力しないことが考えられる。しかし、図柄組合せを停止させないための演出は、規則上、認められていないことから、第２３実施形態では、１ＢＢがテンパイしたときは、メイン遊技状態４への移行条件を満たすか否かにかかわらず、一律に、フラッシュ及びテンパイ音を出力している。

【１６２１】

（５）１ＢＢ遊技中（ＡＴの開始条件を満たす場合／満たさない場合）の演出

サブ制御基板８０は、メイン遊技状態４への移行条件を満たしている場合において、１Ｂ

50

Bの図柄組合せが停止表示したときは、次回遊技からAT（1BB遊技）を開始する。メイン遊技状態4（AT、1BB遊技）に移行した場合において、SRBに当選する前は、小役A群（当選番号「10」～「15」）に当選したときは正解押し順を報知する。報知方法としては、たとえば正解押し順を画像表示し、かつ、次に操作するストップスイッチ42がどのストップスイッチ42であるかを音声により出力することが挙げられる。これに対し、メイン遊技状態4（AT、1BB遊技）に移行した場合において、SRBに当選する前は、小役B群（当選番号「16」～「21」）に当選しても、正解押し順を報知しない。SRBに当選していない遊技では、小役B群に当選しても、正解押し順（高目ベルを入賞させるための押し順）は存在しないからである（図125参照）。

【1622】

そして、メイン遊技状態4（AT、1BB遊技）に移行した場合において、SRBに当選し、SRBの内部中となったときは、小役A群当選時、及び小役B群当選時の双方で、正解押し順を報知する。SRBの当選は次回遊技以降に持ち越されるので、最初にSRBに当選したときは、SRBに当選した遊技の次回遊技以降は、小役B群当選時に正解押し順が報知される。

【1623】

一方、メイン遊技状態4（AT、1BB遊技）に移行する条件を満たさない場合であっても、1BBの図柄組合せが停止表示したときは、1BB遊技を開始する。ただし、1BBが入賞した場合であってもメイン遊技状態は移行しないので、たとえばRT1かつメイン遊技状態1において1BBが入賞したときは、1BB作動かつメイン遊技状態1となる。

【1624】

メイン遊技状態4に移行することなく1BB遊技に移行したときは、メイン制御基板50は指示機能を作動させず、サブ制御基板80はATを実行しない。したがって、正解押し順を有する小役（SRB非内部中は小役A群、SRB内部中は小役A群及び小役B群）に当選したときであっても、獲得数表示LED78に押し順指示番号は表示されず、画像表示装置23等の演出出力機器で正解押し順も報知されない。

また、メイン遊技状態4に移行することなく1BB遊技に移行したときは、サブ制御基板80は、非AT中の通常の演出内容（それまでの演出内容）を維持する。したがって、遊技者側から見れば、1BB遊技中であっても通常遊技（非AT、非特別遊技）が継続している感覚となる。

【1625】

（6）RT1（非AT）における遊技回数の表示

上述したように、RT1では遊技回数をカウントし、RT1における遊技回数が「1400」に到達したときは、RT1の終了条件を満たすと判断して非RTに移行する。

RT1は、1BB作動終了（ATの終了）とともに開始する。このため、RT1の遊技回数は、実質的に、非ATの遊技回数となる。

そして、第23実施形態では、非ATの遊技回数を画像表示装置23により画像表示する。これにより、遊技者は、非ATとなってから何遊技経過したかを容易に知ることができる。また、いわゆる天井である「1400」遊技（非RTに移行するまでの遊技）に到達するまで残り何遊技であるかを容易に知ることができる。

【1626】

なお、RT1中に有利区間を終了して非有利区間に移行する場合があるが、有利区間の終了時にRT1の遊技回数（アドレス「F00A（H）」の「_CT_RT_GAME」）は、クリアされない。したがって、RT1中に有利区間から非有利区間に移行した場合であっても、RT1の遊技回数は維持され、非有利区間への移行後も継続してカウントされる。この非有利区間から有利区間に移行したときも同様である。

【1627】

また、第23実施形態では、画像表示装置23に画像表示する非ATの遊技回数は、アドレス「F00A（H）」のRT遊技回数「_CT_RT_GAME」のデータを用いずに、サブ制御基板80のRWM83に記憶している。1BB作動終了時に、RWM83における非

10

20

30

40

50

A Tの遊技回数（インクリメントカウンタ）として初期値「0」をセットし、遊技の消化に従ってこの遊技回数を更新するとともに、非A Tの遊技回数として画像表示装置23に記憶する。

しかし、電源がオン／オフされたときは、設定変更処理が実行されたか否かにかかわらず、電源断からの復帰時に、サブ制御基板80は、RWM83の所定領域の初期化を実行し、非A Tの遊技回数のデータも初期化（クリア）する。したがって、電源断からの復帰時には、画像表示装置23に表示される非A Tの遊技回数は「0」になる。

また、遊技機の仕様や遊技履歴等を表示可能なメニュー画面において、遊技履歴の1つとして非A Tの遊技回数を表示可能とし、この遊技回数は、画像表示装置23に画像表示される遊技回数と同一である（RWM83に記憶された非A Tの遊技回数のデータに基づいて表示する）。したがって、電源がオン／オフされたときは、メニュー画面で表示される非A Tの遊技回数も「0」となる。

【1628】

したがって、たとえばRWM53（メイン制御基板50側）でのRT1の遊技回数「_CT_RT_GAME」が「100」、画像表示装置23に表示された非A Tの遊技回数が「100」である場合において、電源がオン／オフされると、RT1の遊技回数「_CT_RT_GAME」は「100」を維持するが、画像表示装置23に表示される「0」になる。次に、最初の1遊技目が実行されると、RT1の遊技回数「_CT_RT_GAME」は「101」に更新され、画像表示装置23に表示される遊技回数は「1」に更新される。このように、電源がオン／オフされたときは、RWM53におけるRT1の遊技回数「_CT_RT_GAME」と、画像表示装置23に表示される非A Tの遊技回数（RWM83に記憶されている遊技回数）とが相違するようになる。このように構成することにより、朝一（ホールの開店時）において、天井までの残り遊技回数がどの程度であるのかを把握できないようにすることが可能となる。

【1629】

また、第23実施形態では、設定変更処理が実行されたときであっても、RT状態番号「_NB_RT_STS」、及びRT1の遊技回数「_CT_RT_GAME」はクリアされない。ただし、これに限らず、設定変更処理を実行したときは、RT1の遊技回数「_CT_RT_GAME」をクリアしてもよい。設定変更処理を実行したときにRT1の遊技回数「_CT_RT_GAME」をクリアすれば、設定変更処理後のRT1の遊技回数「_CT_RT_GAME」のデータと、画像表示装置23に表示される非A Tの遊技回数とが一致するようになる。このように構成することにより、朝一（ホールの開店時）の遊技回数から天井に到達するまでの遊技回数を把握できるようになるので、朝一に遊技者がその台で遊技を行うか否かの動機付けにする（判断材料とする）ことが可能となる。

【1630】

以上、第23実施形態について説明したが、第23実施形態は、上記内容に限らず、たとえば以下のような種々の変形が可能である。

（1）小役A群の当選時は、1BB作動中に正解押し順を有する役とし、小役B群は、1BB作動中かつSRB内部中に正解押し順を有する役とした。しかし、これに限らず、小役B群についても、小役A群のように、1BB作動中に（SRB内部中であるか否かにかかわらず）正解押し順を有する役としてもよい。

これとは逆に、小役A群についても、小役B群のように、1BB作動中かつSRB内部中に限り、正解押し順を有する役としてもよい。

【1631】

（2）1BB未作動時、非A Tかつ1BB作動時、及びA Tかつ1BB作動時の出玉率は、例示であり、上記実施形態に限定されるものではない。ただし、A Tに当選していないにもかかわらず、1BB作動時（1BB遊技）に移行することを防止するため、非A Tかつ1BB作動時の出玉率は、「1」未満であることが好ましい。

一方、1BB作動時となったときは、非A Tであっても1BB未作動時よりも出玉率を高く設定することで、「1BB作動によって、遊技者に有利な状態となる」という遊技機の

10

20

30

40

50

原則を満たすものとなる。

【1632】

(3) 上記実施形態では、非ATかつ1BB作動中や、ATかつ1BB作動中にはAT抽選を実行していないが、これに限らず、非ATかつ1BB作動中であってもAT抽選を実行してもよい。ただし、非AT中に安易に1BB作動とされないようにするために、非ATかつ1BB作動中におけるAT当選確率は、1BB未作動時のAT当選確率よりも低く設定することが好ましい。

さらに、ATかつ1BB作動中には、ATセット数の上乘せ抽選を実行することが可能である。

【1633】

(4) ATかつ1BB作動中において、SRB内部中になった場合であっても、第23実施形態では、SRBを入賞させないで遊技を消化することが前提となっている。SRBを入賞させ、RB遊技に移行すると、出玉率が低下してしまうからである。

ここで、AT、1BB作動、かつSRB内部中にSRBがテンパイしたときは、SRBの入賞を回避するために、図147に示す処理を用いて待機時間を設定してもよい。

一方、ATを実行する権利を有することなく1BB遊技に移行した場合において、SRBに当選したときは、SRBがテンパイした場合であっても、SRBの入賞を回避するための処理（待機時間の設定）を実行しなくてもよい。

また、AT、1BB作動、かつSRB内部中にSRBがテンパイしたときは、1BBがテンパイしたときと同様に、フラッシュや音の出力による遊技者への注意喚起処理を実行してもよい。

【1634】

(5) 上記実施形態では、ATへの移行条件を満たしていない場合において、1BBがテンパイしたときの待機時間を「896(D)」(約1000ms)に設定した。その理由は、リール31が定速時に1回転する時間は、「 $1.117 \times 2 \times 336 = \text{約} 750 \text{ms}$ 」であることから、リール31の1回転時間よりも待機時間を長く設定するためである。このように設定すれば、第2ストップスイッチ42を操作した後、第3リール31の「青BAR」の図柄が最初に有効ライン上に到達したときには、待機時間を未だ経過していないので、そのタイミングで第3ストップスイッチ42が操作されたとしても、1BBの入賞を回避することができる。

しかし、これに限らず、待機時間は任意に設定することが可能である。たとえば、1BBの入賞を回避するための十分な時間を確保するため、約3秒程度に設定してもよい。

【1635】

(6) 図147の停止図柄セット(M_STOPPIC_SET)の例では、ステップS801で第2ストップスイッチ42の停止操作が行われたと判断したことを条件として、ステップS810で待機時間を記憶した。この場合、ステップS802の判断は、1BBがテンパイするタイミングで第2ストップスイッチ42が操作されたときに「Yes」と判断する場合と、実際に第2リール31が停止し、1BBが実際にテンパイしたときに「Yes」と判断する方法の2通りが挙げられるが、いずれであってもよい。

たとえば、ステップS802において、第2リール31が実際に停止する前に「Yes」と判断した場合において、ステップS810の時点で、第2リール31が未だ停止していない場合と、第2リール31がすでに停止している場合とが挙げられる。

【1636】

(7) 1BBのテンパイ時に待機時間を設定し、待機時間内は第3リール31を停止させないことは、1BB内部中のスペックでも利用することができる。

ここで、「1BB内部中スペック」とは、1BBの当選を持ち越しつつ遊技を実行し、非AT及びATのいずれも、1BB内部中のまま実行するものである。1BB内部中スペックの場合は、1BBを入賞させないで遊技を進行することが前提となっている。このような場合に、図147のステップS810に示すように待機時間を設定し、図146のステップS791に示すように待機時間を経過していなければ停止図柄セット(M_STOPPIC_

10

20

30

40

50

SET)に移行しない構成とすれば、1BB内部中から1BB作動状態に移行してしまうことを効果的に抑制することができる。

【1637】

(8)待機演出は、リール31を逆回転させることにより行った。しかし、これに限らず、待機演出におけるリール31の回転方向は、正回転であってもよい。待機演出を正回転で実行する場合(リール31を逆回転させない仕様とした場合)には、図138中、アドレス「F09F(H)」の検索用カウンタ更新補正データの記憶領域、図143中、ステップS823の処理(検索用カウンタ更新補正データの記憶)、及び図159中、ステップS933の処理(減速開始ステップ数の補正)は、不要となる。

ただし、待機演出を逆回転で行えば、遊技者は、待機演出であると容易に認識することができる。また、待機演出を正回転で行っても、通常の遊技の回転速度と異なる回転速度で実行すれば、遊技者は、待機演出であると用意に認識することができる。

また、待機演出では、図144に示すリール演出データテーブルを用いて、各リール31に対し、どの図柄番号で停止させるかを事前に設定するので、待機演出前のリール31の停止位置は不問である。換言すれば、待機演出の実行前(前回遊技)の停止出目がばらばらであっても、待機演出によって、所定の図柄組合せ(たとえば「黒BAR」揃い)が停止表示するようになっている。すなわち、待機演出を実行する遊技の前回遊技で、準備目を停止させること等は不要である。

【1638】

(9)のめり込み防止出力は、上述した例に限定されることなく、たとえばAT継続報知を出力した場合であっても実行してもよい。あるいは、AT終了演出を出力していない場合であっても、のめり込み防止出力を実行してもよい。

【1639】

(10)図161に示す対決演出出力制御において、この例では、スタートスイッチ41が操作されたことに基づいてタイマ値をセットした(ステップS991及びS993)。しかし、これに限らず、他の操作スイッチ、たとえばベットスイッチ40や第1又は第2ストップスイッチ42の操作に基づいてタイマ値をセットしても(タイマをカウントしても)よい。

また、いずれかの操作スイッチが操作されたときにタイマ値をセットする(タイマのカウントを開始する)のではなく、操作スイッチが操作された後の所定のタイミングからタイマのカウントを開始してもよい。

【1640】

たとえば第1に、操作スイッチがベットスイッチ40であるときは、ベットスイッチ40が操作されたときから1秒経過後にタイマのカウントを開始してもよい。

また第2に、操作スイッチがスタートスイッチ41であるときは、スタートスイッチ41が操作された後、今回遊技の演出の出力が開始されたタイミングでタイマのカウントを開始してもよい。

さらにまた第3に、操作スイッチが第1又は第2ストップスイッチ42であるときは、第1又は第2ストップスイッチ42に対応するリール31の停止時や、第1又は第2ストップスイッチ42の操作に基づく演出が開始されたタイミングで、タイマのカウントを開始してもよい。

【1641】

(11)また、対決演出の結末を出力するタイミングとしては、第23実施形態では、タイマ値が「0」であるときは、第3ストップスイッチ42がオンからオフになったとき(手を離されたとき)とした。しかし、これに限らず、第3ストップスイッチ42がオンからオフになる前に、他の(操作済みの)ストップスイッチ42が操作されたときには、第3ストップスイッチ42がオンからオフになっても対決演出の結末を出力しないようにしてもよい。たとえば、遊技者本人が第3ストップスイッチ42を押し続け、対決演出の結末を出力しないようにしている最中に、隣の遊技者(友人)が、いたずらで他のストップスイッチ42を操作することで演出結末が出力されなくなるという新たな遊技を提供する

10

20

30

40

50

ことができる。

【1642】

(12) さらにまた、対決演出の結末を出力する遊技において、第3ストップスイッチ42がオンからオフになったことに基づいて払出し処理が実行され、ホッパーエラー（メダルなし）となったときは、演出結末の出力を中断し、ホッパーエラーが解除された後に演出結末の続きを出力するか、又はホッパーエラーが解除された後に改めて最初から演出結末を出力する。

また、タイマ値が「0」になる直前に第3ストップスイッチ42がオンからオフにされ、払出し処理が実行されるときは、払出し処理の実行中もタイマは計測される。このため、払出し処理中にタイマ値が「0」となったときは、タイマ値が「0」になったことに基づいて（払出し処理が終了しているか否かにかかわらず）演出結末が出力される。

【1643】

(13) さらに、対決演出の結末を出力する遊技において、第3ストップスイッチ42がオンからオフになったことに基づいて演出結末の出力を開始したが、これに限らず、第3ストップスイッチ42がオンになったとき、又は第3ストップスイッチ42がオンからオフになったときに、たとえばプッシュボタン（サブボタン）のアイコンを画像表示し（この時点では演出結末を出力せず）、プッシュボタンが操作されたときに演出結末が出力されるようにしてもよい。

【1644】

(14) 図132の例では、メイン遊技状態5（AT引戻し）において、AT引戻しカウンタが「0」、かつ有利区間クリアカウンタが「600」未満であるときは、メイン遊技状態0に移行するようにした。しかし、これに限らず、メイン遊技状態5において、AT引戻しカウンタが「0」になったときは、有利区間クリアカウンタの値にかかわらず、有利区間クリアカウンタをクリアし、メイン遊技状態0に移行してもよい。また、メイン遊技状態1において、高確の場合には、有利区間クリアカウンタが「600」未満になってもメイン遊技状態1を終了しない（メイン遊技状態0に移行しない）ようにしてもよい。

(15) 第23実施形態では、リール31の数が3個であるため、図147のステップS801では、第2停止後であるか否かを判断した。しかし、これに限らず、図59（第13実施形態）に示すように4個のリール31から構成した場合には、図147のステップS801では、第3停止後であるか否かを判断することになる。

【1645】

(16) 第23実施形態では、管理者モードにおける音量設定を3段階としたが、これに限らず、何段階（たとえば5段階、10段階等）としてもよい。また、遊技者モードにおける音量設定を5段階としたが、これに限らず、何段階（たとえば3段階、10段階等）としてもよい。

(17) 第23実施形態で挙げた数値（設定値、タイマ値等）は、いずれも例示であり、この値に限定されることを意味するものではない。

(18) 第23実施形態は、単独で実施される場合の他、他の第1～第22実施形態と組み合わせ実施することが可能である。

【1646】

<第24実施形態>

図164は、図1のスロットマシン10におけるメインCPU55のハードウェア構成を示す図である。

また、図165は、図164におけるROM54及びRWM53の構造をより詳細に示す図である。

第24実施形態では、内蔵メモリのアドレスや、RWM53の記憶領域に記憶されているデータを16進数で表記するときは、16進数を示す「(H)」(「hexadecimal」の頭文字)を付す。

【1647】

図164において、メインCPU55は、1チップマイクロプロセッサ(MPU)(以下

10

20

30

40

50

、必要に応じて、単に「チップ」ともいう。) からなり、その内部には、A L U (演算装置) 5 5 d と、内蔵メモリとを備える(これらに限定されるものではない)。なお、内蔵メモリというときは、特記しない限り、ユーザメモリを指すものとする。

メインCPU 5 5 は、遊技の進行に必要なプログラムの実行、演算等を行う。具体的には、投入されたメダルの制御処理、役の抽選処理、ルール 3 1 の駆動制御処理、及び入賞時の払出し処理等を実行する。

【1 6 4 8】

A L U 5 5 d は、メインCPU 5 5 のうち、論理演算や四則演算等を実行する演算装置である。また、図 1 6 4 に示すように、メインCPU 5 5 内の内部バス(アドレスバス、データバス、及びコントロールバスを含む。) 5 5 a と A L U 5 5 d がつながり、かつ内部バス 5 5 a と内蔵メモリ内の所定の記憶領域とがつながっている。ここで、「つながる(繋がる)」とは、情報の通信が可能な経路を形成していることを指す(以下同じ)。内蔵メモリの全記憶領域と内部バス 5 5 a とがつながっていてもよく、あるいは、内蔵メモリの一部の記憶領域(たとえば、秘匿性を持たせた記憶領域を除く。) と内部バス 5 5 a とがつながっていてもよい。

【1 6 4 9】

内蔵メモリ内の所定の記憶領域が、内部バス 5 5 a 及び A L U 5 5 d とつながっているときは、前記所定の記憶領域に記憶されている情報は、メインCPU 5 5 で実行されるプログラムによって外部に出力(送信)することが可能である。

なお、上記の「メインCPU 5 5 で実行されるプログラム」は、メインCPU 5 5 内の内蔵メモリ(たとえばROM 5 4)に記憶されたプログラム、又はメインCPU 5 5 (スロットマシン 1 0) 外に記憶されているが、メインCPU 5 5 によりそのプログラムを実行させることが可能に構成されている場合の双方を含む。

【1 6 5 0】

図 1 6 4 では図示していないが、メインCPU 5 5 のメモリ領域は、ブート領域とユーザ領域とに分けられている。ブート領域は、チップの製造者が使用する記憶領域であり、ブートROM、及びブートRWM等を備えていてもよい。

たとえば、ブートROMには、セキュリティをチェックするためのプログラム、故障を診断するためのプログラム、及び認証や照合を実行するためのプログラム等が格納されていてもよい。また、ブートRWMは、ブートプログラムのワーク領域(データ領域、スタック領域等)として使用されてもよい。

【1 6 5 1】

ユーザ領域は、スロットマシン 1 0 の製造者が使用する記憶領域(ただし、ユーザ領域のすべてを、スロットマシン 1 0 の製造者が使用するとは限らない。)であり、(内蔵)ROM 5 4、(内蔵)RWM 5 3、内蔵レジスタエリア 5 6、及びデコードエリア 5 7等を有する。なお、ROM及びRWMその他の記憶手段は、1チップマイクロプロセッサ内部に設けられるもの以外に、1チップマイクロプロセッサの外部(メイン制御基板 5 0 上)に設けられていてもよい。

【1 6 5 2】

内蔵メモリのユーザ領域は、図 1 6 4 に示すように、アドレス「0 0 0 0 (H)」～「F F F F (H)」の記憶領域から構成される。ここで、ユーザ領域の「1」アドレスは、「1」バイトの記憶容量を有している。したがって、ユーザ領域全体で、「6 5 5 3 6」バイトである。

ユーザ領域のROM 5 4及びその後続く未使用領域、RWM 5 3及びその後続く未使用領域、内蔵レジスタエリア 5 6及びその後続く未使用領域、デコードエリア 5 7及びその後続く未使用領域のアドレスは、ユーザ領域内で連続している。

なお、ユーザ領域において、図 1 6 4 及び図 1 6 5 で示すROM 5 4やRWM 5 3の記憶容量、及び各領域の記憶容量は、一例であり、これに限定されるものではない。

【1 6 5 3】

ROM 5 4は、ユーザ、すなわちスロットマシン 1 0 の製造者が作成したプログラム(ユ

10

20

30

40

50

ーザプログラム)を記憶する記憶領域である。

ROM 54の記憶容量は、本実施形態では約「12Kバイト」に設定されており、アドレス「0000(H)」～「2FFF(H)」の連続する記憶領域を有する。

ROM 54の記憶領域は、図165に示すように、使用領域と使用領域外とを有する。さらに、使用領域及び使用領域外のいずれも、制御領域及びデータ領域を有する。なお、使用領域の制御領域を第1制御領域と称し、使用領域外の制御領域を第2制御領域と称する場合もある。

【1654】

「使用領域」とは、不正な改造その他の変更を防止するために必要な情報以外の情報が記憶され、又は記憶されることとなる記憶領域を指す(ROM 54及びRWM 53において同じ)。

また、「制御領域」とは、使用領域のうち、データ領域以外の記憶領域を指し、メイン制御基板50により実行される各種プログラムが記憶される領域である。制御領域は、「プログラム領域」と称する場合もある。具体的には、遊技の進行や演出に関するプログラム(メイン処理(たとえば図41)や割込み処理(たとえば図53)を実行するためのプログラム)が記憶されている。したがって、後述する図168～図171に示すプログラムの命令は、ROM 54の使用領域における制御領域に記憶されている。

さらにまた、「データ領域」とは、使用領域のうち、プログラム以外の情報のみが記憶され、又は記憶されることとなる記憶領域を指し、プログラムの実行時に使用されるデータが記憶される領域である。

【1655】

さらに、使用領域外における制御領域(第2制御領域)には、遊技の進行に関係しないプログラム、たとえば管理情報表示LED 74(役比モニタ)を点灯制御するためのプログラム、試験時に用いられるプログラム、及び不正防止のためのプログラム等が記憶されている。

また、ROM 54のプログラム管理領域は、メインCPU 55がユーザプログラムを実行するのに必要な情報等を格納する領域である。プログラム管理領域には、ヘッダ、メーカーコード、製品コード、プログラムコードエンドアドレス等が格納される。

【1656】

RWM 53は、ユーザプログラムのワーク領域として使用される。RWM 53は、バックアップ機能を有しており、チップ(スロットマシン10)の電源切断後も、RWM 53に記憶されている情報を保持可能となっている。

RWM 53の記憶領域は、図165に示すように、ROM 54と同様に、使用領域と使用領域外とを有する。さらに、使用領域及び使用領域外のいずれも、それぞれ作業領域とスタック領域とを有する。

RWM 53の使用領域における作業領域には、たとえば図35(第11実施形態)や、図133～図138(第23実施形態)に示したような、遊技に必要なデータを記憶するための記憶領域を有する(なお、図35中、有利区間に関するデータの記憶領域の一部は、図138と重複している。)。

【1657】

また、RWM 53の使用領域のうち、スタック領域は、レジスタの値を退避させ、その後再度当該レジスタに値を戻すときに用いられ、あるいは、所定の命令を実行する際に当該命令の実行後に戻るべき呼び出し元のアドレス(戻り番地、戻りアドレスとも称してもよい)を記憶するとき等に使用される領域である。

さらにまた、RWM 53の使用領域外における作業領域には、管理情報表示LED 74(役比モニタ)に比率を表示するためのデータ、具体的には、リングバッファ、遊技回数カウンタ、払出し数カウンタ、比率データ等の記憶領域を有する。

RWM 53の記憶容量は、第24実施形態では約「1Kバイト」に設定されており、アドレス「F000(H)」～「F3FF(H)」の記憶領域を有する。

【1658】

10

20

30

40

50

ここで、図 1 6 5 に示すように、RWM 5 3 の使用領域中、作業領域は、アドレス「F 0 0 (H)」～「F 1 C F (H)」の範囲を有するが、図 3 5 (第 1 1 実施形態)や図 1 3 3 ～図 1 3 8 (第 2 3 実施形態)に示すように、遊技の進行に必要なデータを記憶するための記憶領域のほとんどは、上位アドレスが「F 0 (H)」の記憶領域である。

一方、管理情報表示 L E D 7 4 (役比モニタ)に比率を表示するためのデータの記憶領域は、上位アドレスが「F 2 (H)」の記憶領域である。

【1 6 5 9】

図 1 6 4 において、RWM 5 3 から未使用領域を隔てて連続する内蔵レジスタエリア 5 6 は、本実施形態ではアドレス「F E 0 0 (H)」～「F E B F (H)」の記憶領域を有し、第 2 4 実施形態では「1 9 2 バイト」の記憶容量を有している。

さらに、内蔵レジスタエリア 5 6 から未使用領域を隔てて連続するデコードエリア 5 7 は、アドレス「F E D 0 (H)」～「F E F D (H)」の「4 6 バイト」からなる記憶領域である。

【1 6 6 0】

また、図 1 6 4 に示すように、メイン C P U 5 5 には、汎用レジスタ領域(記憶領域)が設けられている。汎用レジスタ領域は、内蔵メモリ外に設けてもよく、内蔵メモリ内、たとえば内蔵レジスタエリア 5 6 内に設けてもよい。

汎用レジスタ領域に設けられているレジスタは、A レジスタ、B レジスタ、C レジスタ、D レジスタ、E レジスタ、F レジスタ、H レジスタ、L レジスタ、及び Q レジスタ(各 1 バイト)から構成される(ただし、レジスタの種類は、これに限定されるものではない)。他の汎用レジスタとしては、S P (スタックポインタ)が挙げられるが、第 2 4 実施形態では説明を省略する。

【1 6 6 1】

上述した R O M 5 4、RWM 5 3、内蔵レジスタエリア 5 6、デコードエリア 5 7、及び汎用レジスタは、内部バス 5 5 a につながっており、メイン C P U 5 5 によって実行されるプログラム(メインプログラム)によって、アクセス可能となっている。このため、メインプログラムによって、R O M 5 4 に記憶された情報の読み込みが可能である。また、メインプログラムによって、RWM 5 3 に記憶された情報の読み込み及び RWM 5 3 への情報の書き込みが可能である。さらにまた、メインプログラムによって、内蔵レジスタエリア 5 6 の情報の読み込みが可能である(ただし、一部の領域に限る)。さらに、メインプログラムによって、デコードエリア 5 7 の情報の読み込み及びデコードエリア 5 7 への情報の書き込みが可能である。同様に、メインプログラムによって、レジスタの情報の読み込み及びレジスタへの情報の書き込みが可能である。

【1 6 6 2】

また、電源スイッチ 1 1 がオフにされたときに、レジスタにデータが記憶されていたとしても、電源スイッチ 1 1 のオン時にこれらのレジスタ値は「0」に初期化される。

第 2 4 実施形態では、スロットマシン 1 0 の電源スイッチ 1 1 がオンにされたときは、電源投入時点での Q レジスタ値は「0 (H)」であるが、電源投入直後からユーザプログラムが起動するまでの間の所定のタイミングで、Q レジスタに初期値「F 0 (H)」が記憶される。

【1 6 6 3】

さらにまた、電源断後、電源スイッチ 1 1 がオンにされたときは、ユーザ領域の未使用領域が初期化される。ここで、未使用領域であってもノイズ等によりデータが記憶されてしまうことが考えられる。万が一、未使用領域に値が記憶されると、不正等のゴトにつながる可能性がある。これらのことから、電源の投入時に(通常であれば 1 日に 1 回)に未使用領域を初期化するようにしている。

【1 6 6 4】

図 1 6 6 は、レジスタを詳しく説明するための図である。図中、(A)は、A ～ F、H、L、Q レジスタを示している。

本実施形態のメイン C P U 5 5 では、演算時に一時的にデータを記憶するためのレジスタ

10

20

30

40

50

として、A、B、C、D、E、H、Lレジスタ（7個のレジスタ）が使用可能である。また、Fレジスタは、キャリーフラグ及びゼロフラグを有するフラグレジスタである。さらにまた、Qレジスタは、上述したように、RWM 5 3の使用領域中、作業領域の上位アドレス「F 0（H）」が記憶され、命令の際に利用されるレジスタである。

ここで、AレジスタとFレジスタ、BレジスタとCレジスタ、DレジスタとEレジスタ、HレジスタとLレジスタは、それぞれ、ペアレジスタと称される。なお、Fレジスタは、特定のフラグの値を記憶するためのレジスタであり、Aレジスタとともに2バイト値がA Fレジスタに記憶されることはない。

【1 6 6 5】

Aレジスタは、1バイト値を記憶するときに用いられる。たとえば、図1 4 1（第2 3実施形態）のステップS 7 7 2に示す処理でAレジスタが用いられている。

10

これに対し、B Cレジスタ、D Eレジスタ、H Lレジスタは、ペアレジスタとして2バイトデータが記憶される場合がある。ここで、B Cレジスタに2バイトデータが記憶される場合には、Bレジスタが上位、Cレジスタが下位となる。同様に、D Eレジスタに2バイトデータが記憶される場合には、Dレジスタが上位、Eレジスタが下位となる。さらに同様に、H Lレジスタに2バイトデータが記憶される場合には、Hレジスタが上位、Lレジスタが下位となる。

【1 6 6 6】

たとえば、B Cレジスタに2バイトデータを記憶する例としては、図1 4 3（第2 3実施形態）のステップS 8 3 1において、演出終了待ち時間の2バイト待ち処理を実行するときに、演出終了待機時間（2バイトデータ）をB Cレジスタに記憶する例が挙げられる。なお、1バイトデータを記憶する場合であっても、ペアレジスタを用いる場合がある。たとえば図4 9（第1 1実施形態）のステップS 3 9 5において、割込み処理回数「4 6」を記憶するために、Bレジスタに「0 0 0 0 0 0 0 0（B）」、及びCレジスタに「0 0 1 0 1 1 1 0（B）」（4 6（D）に相当）を記憶する例が挙げられる。1バイトデータであっても2バイトからなるペアレジスタにデータを記憶するのは、2バイト待ち処理のプログラムを流用するためである。

20

【1 6 6 7】

一方、B Cレジスタは、常にペアレジスタとして用いられることに限らず、単独で用いられる場合もある。たとえば図5 5（第1 1実施形態）のステップS 4 9 7に示すように、エラー番号表示データをBレジスタに記憶し、ベット表示データをCレジスタに記憶する例が挙げられる。

30

以上は、D Eレジスタ、及びH Lレジスタについても同様である。

【1 6 6 8】

Fレジスタは、フラグレジスタと称される。図1 6 6（B）は、Fレジスタの構造を示す図である。

本実施形態では、図1 6 6（B）に示すように、Fレジスタの「D 0」ビット（最下位ビット）がキャリーフラグ（C）に設定されている。ここで、「キャリーフラグ（C）」とは、演算により、桁下がりが生じた場合や桁上がり（桁あふれとも称する）が生じた場合に「1」となるフラグである。

40

なお、本実施形態において、キャリーフラグを「C」と略称する場合がある。本実施形態において「C」というときは、キャリーフラグを意味し、Cレジスタを意味しない。Cレジスタを指すときは「Cレジスタ」という。ただし、後述する命令において、B Cレジスタを「B C」と称する場合がある。

また、後述する命令において、「C」とは、「キャリーフラグが「1」となった場合（キャリーが発生した場合）」を意味する。一方、「N C」とは、「キャリーフラグが「1」でない場合（キャリーが発生していない場合）」を意味する。

【1 6 6 9】

たとえば、図5 1（第1 1実施形態）のステップS 4 3 4では、H Lレジスタ値（差数カウンタ値）と「2 4 0 1（D）」との比較演算に応じて、キャリーフラグが変化する。図

50

51のステップS434において、HLレジスタ値と「2401(D)」との比較演算では、HLレジスタ値から「2401(D)」を減算する処理を実行する。したがって、HLレジスタ値が「2400(D)」以下のときにはキャリーフラグは「1」となり、HLレジスタ値が「2401(D)」以上になるとキャリーフラグは「0」となる。

たとえばHLレジスタ値が「2400(D)」の場合には、

「2400(D)」－「2401(D)」＝「-1(D)」、キャリーフラグ＝「1」となる。

また、HLレジスタ値が「2402(D)」の場合には、

「2402(D)」－「2401(D)」＝「1(D)」、キャリーフラグ＝「0」となる。

【1670】

したがって、演算結果が「1」であるので、桁下がりには生じず、キャリーフラグは「0」である（FレジスタのD0ビットが「0」である。）。

一方、HLレジスタ値が「2402(D)」の場合には、

「2401(D)」－「2402(D)」＝「-1(D)」(実際には、「FFFF(H)」)

となり、桁下がりが生じ、キャリーフラグは「1」となる（FレジスタのD0ビットが「1」になる。）。

【1671】

また、演算結果に桁下がりや桁上がりが生じない場合であっても、キャリーフラグが「1」になる場合がある。

たとえば図51（第11実施形態）のステップS422の処理では、「0000(H)」から「1」を減算しても桁下がりが生じず、「0000(H)」のままを維持する特殊演算を実行する。ただし、ステップS422の処理では、「0000(H)」から「1」を減算したときは、キャリーフラグが「1」となる。

キャリーフラグが一旦「1」となったときは、次に他の演算が実行され、キャリーフラグが「0」になるまで維持される（キャリーフラグをクリアする処理は実行しない）。

【1672】

また、図166(B)に示すように、Fレジスタの「D7」ビット（最上位ビット）がゼロフラグ(Z)に設定されている。ここで、「ゼロフラグ(Z)」とは、演算結果が「0」となったときに「1」となるフラグである。

また、後述する命令において、「Z」とは、「ゼロフラグが「1」となった場合（演算結果が「0」である場合）」という条件を意味する。一方、「NZ」とは、「ゼロフラグが「1」でない場合（演算結果が「0」でない場合）」という条件を意味する。

たとえば図51（第11実施形態）のステップS422の処理では、演算前の値が「0001(H)」であり、「1」減算して「0000(H)」となったときは、ゼロフラグが「1」になる。

【1673】

キャリーフラグと同様に、ゼロフラグが一旦「1」となったときは、次に他の演算が実行され、ゼロフラグが「0」になるまで維持される（ゼロフラグをクリアする処理は実行しない）。

なお、Fレジスタは、本実施形態では、D0ビット（キャリーフラグ）及びD7ビット（ゼロフラグ）のみが用いられており、D1～D6ビットは未使用である。ただし、これに限らず、Fレジスタの他のビットを他のフラグに使用することも可能である。

【1674】

また、Qレジスタは、上述したように、「F0(H)」(RWM53において、使用領域の作業領域の上位アドレス)が記憶されるレジスタであり、第24実施形態では、RWM53の記憶領域のうち、上位アドレスが「F0(H)」であるデータを読み出すときの命令で用いられる。特に第24実施形態では、RWM53の使用領域内の作業領域の上位アドレスのほとんどは、「F0(H)」に設定されている。たとえば最初の「F000(H)

10

20

30

40

50

）」は、図 3 5（第 1 1 実施形態）に示すように設定値データ（_NB_RANK）に設定されている。

【1 6 7 5】

図 3 5、及び図 1 3 3～図 1 3 8（第 2 3 実施形態）に示す例では、各データが記憶される記憶領域の上位アドレスは、いずれも「F 0 # #（H）」（「#」は、「0」～「F」の任意の値。）である。Qレジスタに「F 0（H）」が一旦記憶された場合において、命令で RWM 5 3 の記憶領域のうち、上位アドレス「F 0（H）」を指定するときは、Qレジスタを指定する。

なお、RWM 5 3 の使用領域において、作業領域の主たる上位アドレスが「F 0（H）」でない場合、たとえば「E 1（H）」であるような場合には、これに合わせて、Qレジスタには「E 1（H）」が記憶される。

10

【1 6 7 6】

また、Qレジスタに「F 0（H）」が記憶された場合において、たとえば RWM 5 3 の使用領域中、上位アドレスが「F 0（H）」以外の記憶領域に遊技の進行に係る所定のデータが記憶されており、当該データにアクセスする必要がある場合には、以下の方法が挙げられる。

たとえば第 1 に、読み込みたいデータが記憶されているアドレスをたとえば H L レジスタに記憶し、プログラムの命令では、H L レジスタ値を指定する（H L レジスタに記憶されている内容を読み込む命令にする）ことが挙げられる。

【1 6 7 7】

また第 2 に、上位アドレスが「F 0（H）」以外の記憶領域のデータにアクセスする場合に、一時的に、Qレジスタ値を「F 0（H）」から他の値（アクセスしたいデータが記憶されたアドレスの上位アドレス）に変更し、その後に命令で Qレジスタを指定することにより、その上位アドレスの記憶領域のデータにアクセスことが挙げられる。そして、この命令の終了後は、たとえば Qレジスタ値を「F 0（H）」に戻すことが挙げられる。

20

【1 6 7 8】

図 1 6 7 は、「L D Q A,（2 0（H）」という命令を説明するための図である。

この命令は、アドレス「F 0 2 0（H）」に保存（記憶）されている内容（「中身」、「データ」とも称される。以下同じ。）を、A アドレスに保存（記憶）する命令に相当する。ここで、「L D Q A,（2 0（H）」という記述全体を、「命令」と称する。

30

また、当該命令が実際に ROM 5 4 に記憶されるときには、コード化（「0」又は「1」の 2 値化データ）して記憶される。命令が ROM 5 4 に記憶される態様での 2 値化データを「命令コード」と称する。

【1 6 7 9】

また、命令は、命令情報と識別情報とを含む。この例では、「L D Q A,」が命令情報に相当し、「（2 0（H）」が識別情報に相当する。

「L D Q A,（2 0（H）」という命令において、「L D」は転送を意味し、「Q」は上位アドレスを指し、「（2 0（H）」はアクセスする下位アドレスを指している。識別情報のかっこ書き内に、命令のオペランド（演算の対象となる変数）が指定され、それがアクセスする下位アドレスとなる。また、「A」は、保存先のレジスタ（この例では、A レジスタ）を示している。

40

したがって、A レジスタに保存するデータは、アドレス「F 0 2 0（H）」の内容となる。

【1 6 8 0】

以上の場合において、図 1 6 7（B）に示すように、アドレス「F 0 2 0（H）」には、データ「n」が記憶されているとする。この場合、「L D Q A,（2 0（H）」という命令により、A レジスタに「n」が保存される。「n」を保存する前に A レジスタに何らかのデータが記憶されている場合には、A レジスタに「n」が上書きされる。

【1 6 8 1】

続いて、第 2 4 実施形態における命令の具体例について説明する。

図 1 6 8～図 1 7 1 は、第 2 4 実施形態における命令の種類を示す図であり、1 番～3 7

50

番までの37種類を示す。なお、これらの命令は一例であり、図168～図171に示す37種類に限定されるものではなく、さらに多くの命令が設けられている。

まず、1番目及び2番目の命令は、「JTQ」命令を示す。

1番目の「JTQ NZ, (k), e」は、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容（以下、演算の対象となるアドレスに記憶されている内容を、「対象アドレス値」と略称する。）が「0」であるか否かを判断し、「0」でない場合（NZ）には、e（アドレス）に処理を移行することを実行する命令である。

【1682】

また、最後の「e」は、移行先アドレスを示している。たとえば移行先アドレスが「0010(H)」である場合、「e」は「0010(H)」(2バイト)と記述される。

さらにまた、「NZ」は、分岐命令における条件記号である。以下で説明する分岐命令の条件記号としては、以下が挙げられる。

NZ：演算結果が「0」でない場合、換言すればゼロフラグが「1」でない場合

Z：演算結果が「0」である場合、換言すればゼロフラグが「1」である場合

NC：演算結果が桁下がりにならなかった場合、換言すればキャリーフラグが「1」でない場合

C：演算結果が桁下がりになった場合、換言すればキャリーフラグが「1」である場合

【1683】

上記命令において、対象アドレス値が「0」であるか否かを判断するには、対象アドレス値から「0」を減算し（対象アドレス値－「0」）、ゼロフラグが「1」でないときは、対象アドレス値が「0」でないと判断し、e（アドレス）に移行する。

たとえば、アドレス「F001(H)」に記憶されている内容が「0」であるか否かを判断し、「0」でない場合には、アドレス「0010(H)」に移行する場合には、当該命令は、「JTQ NZ, (01(H)), 0010(H)」となる。

この場合、Qレジスタ値「F0(H)」を上位とし、「01(H)」を下位とするアドレス、すなわちアドレス「F001(H)」に記憶されている内容が「0」であるか否かを判断する。

そして、ここでは、

「アドレス「F001(H)」の内容」－「0」

を演算する。

【1684】

「F001(H)」にたとえば「1(H)」が記憶されているときは、「 $1-0 \neq 0$ 」となり、ゼロフラグは「0」である。よって、アドレス「F001(H)」に記憶されている内容は「0」でないと判断し、アドレス「0010(H)」に処理を移行する。

これに対し、アドレス「F001(H)」にたとえば「0(H)」が記憶されている場合には、「 $0-0=0$ 」となり、ゼロフラグは「1」となる。よって、アドレス「F001(H)」に記憶されている内容は「0」であると判断し、処理を終了する（アドレス「0010(H)」に処理を移行せず、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。）。

【1685】

なお、対象アドレス値が「0」であるか否かを判断する方法として、対象アドレスに記憶されている内容から「0」を減算し、ゼロフラグが「1」であるときは対象アドレスに記憶されている内容が「0」である（あるいは、ゼロフラグが「1」でないときは対象アドレスに記憶されている内容が「0」でない）と判断する方法は、以下に示す命令において、「NZ」や「Z」の条件記号を有する場合には、同様の演算を行う。

【1686】

また、上記命令の実行前後で、RWM53に記憶された内容は変化しない。「JTQ NZ, (k), e」の命令が実行される場合において、当該命令前後で、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容は変化しない。

さらにまた、命令の実行中に割込み処理の周期が到来しても、当該命令が終了するまでは

、割込み処理は実行されないように構成されている。命令の実行中に割込み処理の周期が到来したときは、その命令が終了するまで割込み処理を待機し、その命令の終了後に割込み処理を実行する。

【1687】

命令で実行される演算により、ゼロフラグやキャリーフラグは、命令の演算結果に対応する値となるが、命令が終了するまでは、命令の演算結果に対応するゼロフラグやキャリーフラグの値が変化しないようにする必要がある。換言すれば、命令の実行によってゼロフラグやキャリーフラグが変化した後、当該命令が終了する前に割込み処理が実行され、その割込み処理によってゼロフラグやキャリーフラグが変化してしまう（当該命令の演算結果に対応するゼロフラグやキャリーフラグが、割込み処理に基づく演算によって壊れてしまう）。これを防止するため、命令の実行中には割込み処理が実行されないようにしている。

10

【1688】

第24実施形態では、1番目の上記命令に限らず、図168～図171に示すすべての命令について、命令の実行中は割込み処理の周期が到来した場合であっても割込み処理を実行せず、当該命令の終了後に割込み処理を実行する。

たとえば、少なくとも「N」番目の命令と「N+1」番目の命令と間が割込み禁止期間でなく、「N」番目の命令と「N+1」番目の命令とが連続して実行される場合において、「N」番目の命令の実行中に割込み処理の周期が到来した場合には、「N」番目の命令が終了するまでは割込み処理を実行せず、「N」番目命令の終了後に割込み処理を実行する。さらに、この割込み処理の実行中は、「N+1」番目の命令は実行しない。その割込み処理が終了した後、「N+1」番目の命令を実行する。

20

一方、少なくとも「N」番目の命令と「N+1」番目の命令と間が割込み禁止期間に設定されており、「N」番目の命令と「N+1」番目の命令とが連続して実行される場合において、「N」番目の命令の実行中に割込み処理の周期が到来したときは、「N」番目の命令の終了後には割込み処理を実行せず、割込み禁止期間が終了してから、割込み処理を実行する。ここで、上述した割込み禁止期間とは、たとえば、DI命令からEI命令までの期間などが該当する。

なお、図168～図171に示す命令は、メイン処理に限らず、割込み処理で実行してもよい。

30

【1689】

2番目の命令である「JTQ Z, (k), e」は、1番目の命令における条件記号「NZ」が「Z」となっている点が異なり、それ以外は1番目の命令と同じである。この命令では、1番目の命令とは逆に、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であると判断したとき、すなわちゼロフラグが「1」であるときは、e（アドレス）に処理を移行する。これに対し、対象アドレス値が「0」でないと判断したときは処理を終了する。

【1690】

2番目の命令の例としては、たとえば図147（第23実施形態）のステップS803が挙げられる。ステップS803は、アドレス「FOA9（H）」に記憶された値（入賞及びリプレイ条件装置番号）が「0」であるか否かを判断する。そして、「0」であると判断したときは、ステップS804に進む。したがって、たとえばステップS804の命令がアドレス「0011（H）」に記憶されている場合には、ステップS803の命令は、「JTQ Z, (A9（H)), 0011（H）」となる。

40

【1691】

3番目及び4番目の命令は、「RTQ」命令を示す。

これらの命令は、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるか否かを判断する点は、1番目及び2番目の命令と同一であるが、命令に定められた条件を満たしたときは、呼び出し元に移行する点で、1番目及び2番目の命令と相違する。

50

まず、3番目の「RTQ NZ, (k)」は、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるか否かを判断し、「0」でない場合(NZ)には処理を終了し、呼び出し元に移行する。

ここで、この3番目の命令のように、命令の終了後に呼び出し元に移行する場合には、命令の開始時に、当該命令の終了後に戻るアドレス(呼び出し元; 2バイト)を、スタック領域に記憶する。

【1692】

また、「0」であるか否かを判断する方法は、上記「JTQ」命令と同様であり、「対象アドレス値-「0」」を演算する。

そして、3番目の「RTQ NZ, (k)」は、対象アドレス値(Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容)が「0」でないと判断したとき、換言すればゼロフラグが「1」でないときは、処理を終了して呼び出し元に移行し、ゼロフラグが「1」であるときには、次の命令(具体的には、当該命令に連続したアドレスに記憶されている命令)を実行する。

また、4番目の「RTQ Z, (k)」は、ゼロフラグが「1」であるときは、処理を終了して呼び出し元に移行し、ゼロフラグが「1」でないときには、次の命令(具体的には、当該命令に連続したアドレスに記憶されている命令)を実行する命令である。

【1693】

4番目の命令の例としては、たとえば図147(第23実施形態)のステップS808が挙げられる。ステップS808では、アドレス「F098(H)」(AT待機カウンタ)の値が「0」であるか否かを判断し、「0」であるときは、呼び出し元である図139のステップS289に移行する。したがって、たとえばステップS289の命令がアドレス「0021(H)」に記憶されている場合には、図147のステップS808の命令は、「RTQ Z, (98(H))」となり、スタック領域には、呼び出し元のアドレスである「0021(H)」が保存されている。

【1694】

5番目~8番目は、「RCP」命令を示す。

5番目の命令「RCP NZ, A, n」は、Aレジスタ値(Aレジスタに保存されている内容)を示す。以下同じ。)と「n」とを比較し、ゼロフラグが「1」でないときは処理を終了し、呼び出し元に移行する命令である。なお、Aレジスタ値と「n」とを比較する点は、6番目~8番目の命令においても同じである。

このRCP命令における「比較」は、「Aレジスタ値-「n」」を演算する。

例1)

Aレジスタ値=6

n=5

であるときは、「RCP NZ, A, 5」という命令となる。

この場合、Aレジスタ値から「5」を引く演算を実行する。

よって、

$6 - 5 = 1 (\neq 0)$

となり、ゼロフラグは「0」である。

ゼロフラグが「0」であるので、呼び出し元、すなわちスタック領域に保存されたアドレス(2バイト)に移行する。

例2)

Aレジスタ値=4

n=5

であるときは、「RCP NZ, A, 5」という命令となる。

この場合、Aレジスタ値から「5」を引く演算を実行する。

よって、

$4 - 5 = -1 (FF(H)) (\neq 0)$

となり、ゼロフラグは「0」である。

ゼロフラグが「0」であるので、呼び出し元、すなわちスタック領域に保存されたアドレス（2バイト）に移行する。

例3)

Aレジスタ値 = 5

$n = 5$

であるときは、「RCP NZ, A, 5」という命令となる。

この場合、Aレジスタ値から「5」を引く演算を実行する。

よって、

$5 - 5 = 0$

となり、ゼロフラグは「1」である。

ゼロフラグが「1」であるので、呼び出し元、すなわちスタック領域に保存されたアドレス（2バイト）に移行せず、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

【1695】

さらに、上記命令（以下の6番目～8番目の命令も同様である。）では、Aレジスタ値から「n」を引く演算を実行しているが、当該演算後も、Aレジスタ値は変化しない。たとえば上記の例1では、Aレジスタ値「4」からn「5」を引く演算を実行しても、Aレジスタ値は「4」のままである。

このように、RCP命令によってAレジスタ値は変化しないので、RCP命令の後に、Aレジスタ値を引き続き使用することができる。

【1696】

6番目の命令である「RCP Z, A, n」は、5番目の命令に対し、ゼロフラグが「1」であるときは呼び出し元に移行する命令である点で相違する。Aレジスタ値と「n」との対比は、5番目の命令と同じである。

また、7番目の命令である「RCP NC, A, n」は、Aレジスタ値と「n」とを対比し、キャリーフラグが「1」でないときは、呼び出し元に移行する命令である。

【1697】

この命令の例としては、たとえば図147（第23実施形態）のステップS805が挙げられる。ステップS805では、Aレジスタ値に役物条件装置番号が記憶されており、「n」は「2」である。よって、ステップS805は、「RCP NC, A, 2」という命令になる。

ここで、

例1)

Aレジスタ値（役物条件装置番号）がたとえば「2」（RBA当選時、又はRBAの当選情報を持ち越しているとき）であるときは、

$2 - 2 = 0$

となり、キャリーフラグは「0」である。

よって、キャリーフラグが「0」であるので、呼び出し元に移行する。この場合の呼び出し元は、リール停止受付チェック（M_STOP_CHK）（図146）の後、すなわち図139中、ステップS289の命令が記憶されたアドレスとなる。

例2)

Aレジスタ値（役物条件装置番号）がたとえば「0」であるときは、

$0 - 2 = -2$ （FE(H)）

となり、キャリーフラグは「1」である。

よって、キャリーフラグが「1」であるので、呼び出し元には移行せずに、次の命令（ステップS806の命令）を実行する。

例3)

Aレジスタ値（役物条件装置番号）がたとえば「3」であるときは、

$3 - 2 = 1$

となり、キャリーフラグは「0」である。

10

20

30

40

50

よって、キャリーフラグが「0」であるので、呼び出し元に移行する。この場合の呼び出し元は、リール停止受付チェック (M_STOP_CHK) (図146) の後、すなわち図139中、ステップS289の命令が記憶されたアドレスとなる。

さらにまた、8番目の「RCP C, A, n」は、7番目の命令における「NC」が「C」になった命令であり、キャリーフラグが「1」であるときは、呼び出し元に移行し、キャリーフラグが「0」であるときは、次の命令 (具体的には、当該命令に連続したアドレスに記憶されている命令) を実行する命令である。

【1698】

9番目及び10番目の「LDWQ」命令は、連続する2アドレスに所定値を保存する命令である。この命令において、「LD」は、上述したように転送を意味し、「W」は、対象アドレスが2アドレスであることを示す。

この命令では、レジスタに空きがない場合 (レジスタに値が記憶されている状況) であっても実行可能である。また、たとえば仮保存しているデータを実際に採用し、保存する場合等にも使用可能である。

9番目の命令である「LDWQ (k), (k')」は、Qレジスタの内容を上位、「k'」を下位としたアドレスと、当該アドレスに「1」を加算したアドレス、換言すれば、Qレジスタの内容を上位、「k' + 1」を下位としたアドレスにそれぞれ記憶されている内容を、Qレジスタの内容を上位、「k」を下位とするアドレスと、当該アドレスに「1」を加算したアドレス、換言すれば、Qレジスタの内容を上位、「k + 1」を下位としたアドレスにそれぞれ保存する命令である。

【1699】

たとえば、

上位アドレス「Q」、下位アドレス「k'」に保存されている内容：x

上位アドレス「Q」、下位アドレス「k' + 1」に保存されている内容：y

である場合には、

上位アドレス「Q」、下位アドレス「k」の記憶領域に「x」を保存し、

上位アドレス「Q」、下位アドレス「k + 1」の記憶領域に「y」を保存する

命令となる。

【1700】

10番目の命令である「LDWQ (k), mn」は、Qレジスタの内容を上位、「k」を下位としたアドレスと、当該アドレスに「1」を加算したアドレス、換言すれば、Qレジスタの内容を上位、「k + 1」を下位としたアドレスに、「mn」 (2バイト値) を記憶する命令である。

この命令は、たとえば2バイト記憶領域に2バイトタイマ値を記憶する場合に用いられる。

【1701】

この命令の例としては、たとえば、図140 (第23実施形態) のステップS767において、アドレス「FOAB (H)」及び「FOAC (H)」に、最小遊技時間の初期値「3672 (D)」を記憶する処理が挙げられる。

ここで、「3672 (D)」=「0E58 (H)」であるので、上記例の命令は、「LDWQ (AB (H)), 0E58 (H)」となり、アドレス「FOAB (H)」に「0E (H)」が保存され、かつ「FOAC (H)」に「58 (H)」が保存される。

【1702】

また、たとえば1BB作動時の獲得枚数の初期値をセットする場合等にも、この命令が用いられる。たとえば図133 (第23実施形態) では、第23実施形態における1BBの獲得可能枚数は170枚であるので、1BBの獲得枚数を保存する記憶領域は、アドレス「FOOE (H)」の1バイト記憶領域となっている。しかし、これに限らず、1BBの獲得可能枚数が256枚以上であるときは、1BBの獲得可能枚数を記憶するための記憶領域は、2バイトとなる。そして、1BB遊技の開始時に、1BB作動時の獲得可能枚数 (2バイト値) の初期値が当該記憶領域に保存される。

【1703】

10

20

30

40

50

11番目及び12番目は、「JTWQ」命令を示す。この命令は、連続する2つのアドレスに保存されている内容が「0」であるか否かを判断し、判断結果に応じて「e」アドレスに処理を移行する命令である。この命令は、たとえば2バイトタイマが経過したか否かを判断する場合に使用することが挙げられる。

まず、11番目の命令である「JTWQ NZ, (k), e」は、Qレジスタの内容を上位、「k」を下位としたアドレスに保存されている内容、及び当該アドレスに「1」を加算したアドレスの内容、換言すれば、Qレジスタの内容を上位、「k+1」を下位としたアドレスに保存されている内容（すなわち2バイトデータ）が「0」であるか否かを判断し、「0」でない場合には、e（アドレス）に処理を移行し、「0」である場合には、e（アドレス）に処理を移行せずに、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

10

【1704】

ここで、「0」であるか否かの判断は、「2バイトデータ値」-「0」を演算し、ゼロフラグが「1」であるときは、2バイトデータ値が「0」であると判断する。以下の12番目～14番目の命令においても同様である。

12番目の命令である「JTWQ Z, (k), e」は、2バイトデータが「0」である場合には、e（アドレス）に処理を移行する点で、11番目の命令と相違する。

この命令の例としては、たとえば図140（第23実施形態）のステップS766が挙げられる。ステップS766は、アドレス「FOAB(H)」及び「FOAC(H)」に記憶された2バイトデータが「0」となっているか否かを判断する処理である。そして、「0」であると判断したときは、e（アドレス）、この例では、次のステップS767の命令が記憶されているアドレスに移行する。一方、「0」でないと判断したときは、e（アドレス）に処理を移行せずに、この例では、次のステップS766の命令が記憶されているアドレスに移行する。

20

【1705】

13番目及び14番目は、「RTWQ」命令である。この命令は、連続する2つのアドレスに保存されている内容（2バイトデータ）が「0」であるか否かを判断し、判断結果に応じて呼び出し元に移行する命令である。すなわち、上記の11番目及び12番目の命令は、命令に定められた条件を満たす場合にはe（アドレス）に移行するものであるが、この13番目及び14番目の命令は、命令に定められた条件を満たす場合には呼び出し元に移行する点で、11番目及び12番目の命令と相違する。この命令も、11番目及び12番目の命令と同様に、たとえば2バイトタイマ待ちに利用されることが挙げられる。

30

【1706】

13番目の命令である「RTWQ NZ, (k)」は、Qレジスタの内容を上位、「k」を下位としたアドレスに保存されている内容、及び当該アドレスに「1」を加算したアドレスに保存されている内容、換言すれば、Qレジスタの内容を上位、「k+1」を下位としたアドレスに保存されている内容（すなわち2バイトデータ）が「0」であるか否かを判断し、「0」でない場合には、呼び出し元に移行し、「0」である場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

40

この命令の例としては、たとえば図146（第23実施形態）のステップS791が挙げられる。ステップS791では、アドレス「F041(H)」及び「F042(H)」の内容（待機時間）が「0」であるか否か（ゼロフラグが「1」か否か）を判断し、「0」でない場合には、図146のフローチャートによる処理を終了して、呼び出し元、この例では、図139中、ステップS289の命令が記憶されているアドレスに移行する。一方、アドレス「F041(H)」及び「F042(H)」の内容（待機時間）が「0」であるか否か（ゼロフラグが「1」か否か）を判断し、「0」である場合には、図146のステップS792の命令（ステップS791の次の命令）を実行する。

また、14番目の命令である「RTWQ Z, (k)」は、2バイトデータ値が「0」である場合には、呼び出し元に移行し、「0」でない場合には、次の命令（具体的には、当

50

該命令に連続したアドレスに記憶されている命令)を実行する点で、11番目の命令と相違する。それ以外は、13番目の命令と同じである。

【1707】

図169において、15番目及び16番目の「ICPLDS」命令は、対象レジスタ値と「n」（1バイト値）とを比較し、演算結果に応じて所定の処理を実行する命令である。まず、15番目の命令である「ICPLDS A, n」は、Aレジスタに記憶されている内容と「n」とを比較する。この15番目の命令としては、以下に示すパターン1～3が挙げられる（ただし、この3パターンに限定されるものではない。）。

【1708】

<パターン1>

Aレジスタに記憶されている内容に「1」を加算した値と「n」とを比較し、「Aレジスタ値+1」が「n」を超えていた場合には、Aレジスタに「n」の値をセットする。ここでは、「n」から、Aレジスタ値に「1」を加算した値を減算し（「n」－「Aレジスタ値+1」）、キャリーフラグが「1」となったときは、Aレジスタに「n」の値をセットし、キャリーフラグが「1」とならなかったときは、Aレジスタに「n」の値をセットしない。

この命令は、たとえば、何らかのカウンタを、所定条件を満たすごとに（たとえば1遊技ごとに）「1」加算し、その値が「n」（上限値）を超えたときは、その状態を維持し続けるような場合が挙げられる。具体的には、パラメータ（たとえば遊技回数）が天井に到達したときは、その天井状態を維持しつつ、天井状態であるときは、毎遊技、特定の抽選を実行すること等が挙げられる。

【1709】

<パターン2>

a) Aレジスタに記憶されている内容が「1」未満である場合には、Aレジスタに記憶されている内容に「1」を加算して（Aレジスタ値＝Aレジスタ値+1）処理を終了する。

b) Aレジスタに記憶されている内容が「1」以上である場合には、Aレジスタに「n」（1バイト値）にセットして（Aレジスタ値＝「n」）処理を終了する。

ここでは、Aレジスタに記憶されている内容から「1」を減算し（Aレジスタ値－「1」）、キャリーフラグが「1」であるときは、Aレジスタに記憶されている内容が「1」未満であると判断する。あるいは、Aレジスタに記憶されている内容から「0」を減算し（Aレジスタ値－「0」）、ゼロフラグが「1」であるときは、Aレジスタに記憶されている内容が「1」未満であると判断する。

また、Aレジスタに記憶されている内容から「1」を減算し（Aレジスタ値－「1」）、キャリーフラグが「0」であるときは、Aレジスタに記憶されている内容が「1」以上であると判断する。

【1710】

<パターン3>

a) Aレジスタに記憶されている内容が「n」（1バイト値）未満である場合には、Aレジスタに記憶されている内容に「1」を加算して処理を終了する。

b) Aレジスタに記憶されている内容が「n」であった場合には、そのまま処理を終了する。

c) Aレジスタに記憶されている内容が「n」を超えていた場合には、Aレジスタに「n」（1バイト値）にセットして処理を終了する。

【1711】

ここで、Aレジスタに記憶されている内容から「n」を減算し（Aレジスタ値－「n」）、キャリーフラグが「1」であるときは、Aレジスタに記憶されている内容が「n」未満であると判断する。

また、Aレジスタに記憶されている内容から「n」を減算し（Aレジスタ値－「n」）、ゼロフラグが「1」であるときは、Aレジスタに記憶されている内容が「n」であると判断する。

さらにまた、Aレジスタに記憶されている内容から「n」を減算し（Aレジスタ値－「n」）、キャリーフラグが「0」であり、かつゼロフラグが「0」であるときは、Aレジスタに記憶されている内容が「n」を超えていたと判断することができる。

【1712】

16番目の命令である「ICPLDS (HL), n」は、15番目の命令における「A」（Aレジスタ値（1バイトデータ））が、「（HL）」（HLレジスタ値（2バイトデータ））となった命令である。それ以外は、15番目の命令と同じである。

なお、HLレジスタは、2バイトデータ（たとえば、アドレス値など）を記憶する際にしばしば用いられ、その一例として、上記命令では「HL」となっている。しかし、これに限らず、他のペアレジスタ（BCレジスタ、DEレジスタ）を指定する命令であってもよい。この場合には、それぞれ「ICPLDS (BC), n」、「ICPLDS (DE), n」となる。

また、このことは、以下に説明する「HL」レジスタを指定する命令（26番目、29番目、30番目）も同様である。

【1713】

以下、15番目の命令と説明が一部重複するが、改めて16番目の命令について説明する。

「ICPLDS (HL), n」は、HLレジスタに記憶されている内容と「n」とを比較する。この命令としては、以下に示すパターン1～3が挙げられる（ただし、この3パターンに限定されるものではない。）。

【1714】

<パターン1>

HLレジスタに記憶されている内容に「1」を加算した値と「n」（1バイト値）とを比較し、「HLレジスタ値+1」が「n」を超えていた場合には、HLレジスタに「n」の値をセットする。HLレジスタに「n」がセットされると、Hレジスタ値は「0」、Lレジスタ値は「n」となる。

ここでは、「n」から、HLレジスタ値に「1」を加算した値を減算し（「n」－「HLレジスタ値+1」）、キャリーフラグが「1」となったときは、HLレジスタに「n」の値をセットし、キャリーフラグが「1」とならなかったときは、HLレジスタに「n」の値をセットしない。

【1715】

<パターン2>

a) HLレジスタに記憶されている内容が「1」未満である場合には、HLレジスタに記憶されている内容に「1」を加算して（HLレジスタ値＝HLレジスタ値+1）処理を終了する。

b) HLレジスタに記憶されている内容が「1」以上である場合には、HLレジスタに「n」（1バイト値）にセットして（HLレジスタ値＝「n」）処理を終了する。

ここでは、HLレジスタに記憶されている内容から「1」を減算し（HLレジスタ値－「1」）、キャリーフラグが「1」であるときは、HLレジスタに記憶されている内容が「1」未満であると判断する。あるいは、HLレジスタに記憶されている内容から「0」を減算し（HLレジスタ値－「0」）、ゼロフラグが「1」であるときは、HLレジスタに記憶されている内容が「1」未満であると判断する。

また、HLレジスタに記憶されている内容から「1」を減算し（HLレジスタ値－「1」）、キャリーフラグが「0」であるときは、HLレジスタに記憶されている内容が「1」以上であると判断する。

【1716】

<パターン3>

a) HLレジスタに記憶されている内容が「n」（1バイト値）未満である場合には、HLレジスタに記憶されている内容に「1」を加算して処理を終了する。

b) HLレジスタに記憶されている内容が「n」であった場合には、そのまま処理を終了する。

10

20

30

40

50

c) HLレジスタに記憶されている内容が「n」を超えていた場合には、HLレジスタに「n」（1バイト値）にセットして処理を終了する。

【1717】

ここで、HLレジスタに記憶されている内容から「n」を減算し（HLレジスタ値－「n」）、キャリーフラグが「1」であるときは、HLレジスタに記憶されている内容が「n」未満であると判断する。

また、HLレジスタに記憶されている内容から「n」を減算し（HLレジスタ値－「n」）、ゼロフラグが「1」であるときは、HLレジスタに記憶されている内容が「n」であると判断する。

さらにまた、HLレジスタに記憶されている内容から「n」を減算し（HLレジスタ値－「n」）、キャリーフラグが「0」であり、かつゼロフラグが「0」であるときは、HLレジスタに記憶されている内容が「n」を超えていたと判断することができる。

【1718】

17番目～20番目の命令である「JCPQR」命令は、Qレジスタの内容を上位、kを下位とするアドレスの内容から「n」（1バイト値）を減算し、その結果に応じて、e（アドレス）に処理を移行する命令である。

この「JCPQR」命令は、AレジスタやHLレジスタを使用せずに条件分岐ができるため、レジスタが足りていない状況下でも実行可能である。

【1719】

まず、17番目の命令である「JCPQR NZ, (k), n, e」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、「0」でない場合には、e（アドレス）に処理を移行する命令である。

この命令では、「対象アドレス値－「n」」を演算し、ゼロフラグが「1」でないときは、e（アドレス）に処理を移行し、ゼロフラグが「1」であるときは、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

また、18番目の命令である「JCPQR Z, (k), n, e」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、「0」である場合には、e（アドレス）に処理を移行する命令である。

この命令では、「対象アドレス値－「n」」を演算し、ゼロフラグが「1」であるときは、e（アドレス）に処理を移行し、ゼロフラグが「1」でないときは、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

【1720】

さらにまた、19番目の命令である「JCPQR NC, (k), n, e」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、キャリーが発生しなかった場合（キャリーフラグが「0」の場合）には、e（アドレス）に処理を移行する命令である。

この命令では、「対象アドレス値－「n」」を演算し、キャリーフラグが「0」であるときは、e（アドレス）に処理を移行し、キャリーフラグが「1」であるときは、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

さらに、20番目の命令である「JCPQR C, (k), n, e」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、キャリーが発生した場合（キャリーフラグが「1」の場合）には、e（アドレス）に処理を移行する命令である。

ここでは、「対象アドレス値－「n」」を演算し、キャリーフラグが「1」であるときは、e（アドレス）に処理を移行し、キャリーフラグが「1」でないときは、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

【1721】

図170において、21番目～24番目の命令は、「RCPQ」命令である。

「RCPQ」命令は、対象アドレス値から「n」を減算し、その減算結果に応じて、処理を終了する命令である。

10

20

30

40

50

よって、「RCPQ」命令は、命令に定められた条件を満たす場合は処理を終了する点で、17番目～20番目の命令である「JCPQR」命令のように、e（アドレス）に移行する命令と相違する。

【1722】

「RCPQ」命令は、対象アドレス値を直接比較する命令であるため、上述の「JCPQR」命令と同様に、レジスタに空きがない場合でも実行可能である。

21番目の命令である「RCPQ NZ, (k), n」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、「0」でない場合には、処理を終了する（次の命令は、スタック領域に記憶されている戻り番地から開始する）命令である。

ここでは、「対象アドレス値－「n」」を演算し、ゼロフラグが「1」でないときは、処理を終了し、ゼロフラグが「1」であるときは、次の命令（スタック領域に記憶されている戻り番地に対応した命令ではない命令、具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

また、22番目の命令である「RCPQ Z, (k), n」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、「0」である場合には、処理を終了する命令である。

ここでは、「対象アドレス値－「n」」を演算し、ゼロフラグが「1」であるときは、処理を終了し、ゼロフラグが「1」でないときは、次の命令（スタック領域に記憶されている戻り番地に対応した命令ではない命令、具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

【1723】

さらにまた、23番目の命令である「RCPQ NC, (k), n」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、キャリーが発生していない場合（キャリーフラグが「0」の場合）場合には、処理を終了する（次の命令は、スタック領域に記憶されている戻り番地から開始する）命令である。

ここでは、「対象アドレス値－「n」」を演算し、キャリーフラグが「1」でないときは、処理を終了し、キャリーフラグが「1」であるときは、次の命令（スタック領域に記憶されている戻り番地に対応した命令ではない命令、具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

さらに、24番目の命令である「RCPQ C, (k), n」は、Qレジスタの内容を上位、kを下位とするアドレスに保存されている内容から「n」（1バイト値）を減算した結果、「n」未満である場合には、処理を終了する（次の命令は、スタック領域に記憶されている戻り番地から開始する）命令である。

ここでは、「対象アドレス値－「n」」を演算し、キャリーフラグが「1」であるときは、処理を終了し、キャリーフラグが「1」でないときは、次の命令（スタック領域に記憶されている戻り番地に対応した命令ではない命令、具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する。

【1724】

25番目の命令である「LDQ (k), (k')」は、Qレジスタの内容を上位、k'を下位としたアドレスに保存されている内容を、Qレジスタの内容を上位、kを下位としたアドレスに保存する命令である。

たとえば、

上位アドレス「Q」、下位アドレス「k'」に保存されている内容：x

である場合には、

上位アドレス「Q」、下位アドレス「k」の記憶領域に「x」を保存する命令である。

この命令は、レジスタが空いていない状況下で、RWMの所定アドレス（コピー元）の値を、他のアドレス（コピー先）に移したい場合等に用いられる。

【1725】

26番目の「CLRHL (HL), n」は、HLレジスタが示すアドレスから、「n」アドレス先まで、換言すれば「HL+n」アドレスまで、各アドレスの内容を「0」にする（クリアする）命令である。この場合、「0」を保存する前の内容を見ることは行わず、「0」を保存するアドレスの内容が「0」であるか否かにかかわらず、「0」を保存する。

【1726】

このような処理は、たとえば図51（第11実施形態）のステップS435のように、RWM53の一連のアドレス（有利区間及びATに関するデータを記憶しておくためのアドレス）の内容を、順次、「0」にする場合に用いられる。

また、遊技開始時に、所定範囲のアドレスのRWMクリアを実行する場合にも使用可能である。

10

さらにまた、この命令における「n」は、1バイト値であるが、たとえば「n」が2バイト値にも適用可能である場合には、設定変更時における所定範囲のアドレスのRWMクリア（たとえば、図39（第11実施形態）のステップS224）にも使用可能である。

【1727】

図172は、第24実施形態における、有利区間及びATに関するデータを記憶しておくためのRWM53のアドレスを示す図である。図172に示すように、有利区間及びATに関するデータを記憶しておくためのアドレス、換言すれば、図51のステップS435におけるRWM初期化処理で初期化の対象となるアドレスが、連続するようにする。そして、ステップS435の処理では、アドレス「F070(H)」から「F07B(H)」までの記憶領域に「0」を保存する処理を実行する。たとえば図172の例では、「CLRHL (F070(H)), B(H)」となる。

20

【1728】

また、「CLRHL (F070(H)), B(H)」という命令において、命令の開始時におけるHLレジスタ値は、「F070(H)」であるが、この命令の終了後のHLレジスタの値もまた、「F070(H)」である。すなわち、この命令によって、HLレジスタ値は変化しない。これにより、次の命令でもHLレジスタ値を使用する場合には、そのまま使用することができる。

【1729】

これに対し、従来技術において、基準アドレスがHLレジスタに記憶されており、基準アドレスから「n」アドレス先までのアドレスのデータを順次クリアする場合には、以下のように処理していた。

30

たとえば、上記のようにHLレジスタ値が「F070(H)」であり、「B(H)」アドレス先までのアドレス、すなわち「F07B(H)」までのアドレスのデータをクリアする場合には、

HLレジスタ値(F070(H))が示すアドレスに「0」を保存

↓

HLレジスタ値=HLレジスタ値+1

HLレジスタ値(F071(H))が示すアドレスに「0」を保存

↓

HLレジスタ値=HLレジスタ値+1

HLレジスタ値(F072(H))が示すアドレスに「0」を保存

↓

⋮

↓

HLレジスタ値=HLレジスタ値+1(F07B(H))

HLレジスタ値(F07B(H))が示すアドレスに「0」を保存

となる。

40

【1730】

したがって、アドレス「F070(H)」から「F07B(H)」までの記憶領域に「0

50

」を保存したとき、当該命令の終了時におけるHLレジスタ値は、「F07B(H)」である。

よって、次の命令で、再度、「F070(H)」を基準アドレスとして何らかの命令を実行する場合には、HLレジスタに、再度、「F070(H)」を保存し直す必要があった。一方、「CLRHL (HL), n」の命令では、最初にセットしたHLレジスタ値が命令の終了後も維持されるので、HLレジスタ値を基準アドレス値に戻す処理は不要である。よって、プログラム容量の削減、及び処理時間の短縮を図ることができる。

【1731】

図170において、27番目の命令である「DCPLDQ (k), 0」は、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」でない場合には「1」を減算する命令である。

10

ここで、Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるか否かは、「対象アドレス値-「0」」を演算し、ゼロフラグが「1」である場合には、対象アドレスに記憶されている内容が「0」であると判断する。そして、「0」でない場合には「1」を減算する。

【1732】

この命令には、以下の2つのパターンが考えられる。

<パターン1>

Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」である場合には、「1」減算を行わない。

20

<パターン2>

「1」を減算した結果、キャリーフラグが「1」となった場合には、対象アドレスに「0」を保存する。この場合は、減算前の内容が「0」であることを意味する。

これらのいずれを採用してもよい。

【1733】

28番目の命令である「DCPWL DQ (k), 0」は、Qレジスタの内容を上位、kを下位としたアドレスと、前記アドレス+1 (Qレジスタの内容を上位、「k+1」を下位としたアドレス) に保存されている内容が「0」でない場合には「1」を減算する命令である。

この28番目の命令は、2バイトデータから「1」を減算する点で、1バイトデータから「1」を減算する27番目の命令と相違する。それ以外の点、たとえば上記パターン1及びパターン2は、この命令についても当てはまる。

30

【1734】

29番目及び30番目の命令は、「LDWQ」命令を示す。

29番目の命令である「LDWQ (k), (HL+d)」は、「HL+d (1バイト値)」のアドレスの内容を、Qレジスタを上位、kを下位としたアドレスに保存し、「HL+d (1バイト値)+1」のアドレスの内容を、Qレジスタを上位、「k」を下位としたアドレス+1 (Qレジスタを上位、「k+1」を下位としたアドレス) に保存する命令である。

この命令は、たとえば入力ポート51から値を取り出し、対象アドレスに保存するときに用いることが挙げられる。

40

【1735】

たとえば、

HL = 51 (H)

d = 1

F052 (H) (HL+d) の内容 = 1 (H)

F053 (H) (HL+d+1) の内容 = 2 (H)

k = 60 (H)

である場合には、アドレス「F052 (H)」に記憶されている値「1 (H)」を、アドレス「F060 (H)」に記憶し、アドレス「F053 (H)」に記憶されている値「2

50

(H)」を、アドレス「F061(H)」に記憶する。

【1736】

30番目の命令である「LDWQ (HL+d), (k)」は、上記29番目の命令に対し、「k」と「HL+d」とが逆になっている命令であって、Qレジスタを上位、kを下位としたアドレスの内容を、「HL+d(1バイト値)」のアドレスに保存し、Qレジスタを上位、kを下位としたアドレス+1(Qレジスタを上位、「k+1」を下位としたアドレス)の内容を、「HL+d(1バイト値)+1」のアドレスに保存する命令である。この命令は、たとえば出力ポート52に出力するときに、対象アドレスから直接データを書き込む場合に用いることが挙げられる。

たとえば、

k=60(H)

F060(H)の内容=1(H)

F061(H)の内容=2(H)

HL=51(H)

d=1

である場合には、アドレス「F060(H)」に記憶されている値「1(H)」を、アドレス「F052(H)」に記憶し、アドレス「F061(H)」の内容「2(H)」を、アドレス「F053(H)」に記憶する。

【1737】

図171において、31番目～36番目の命令における「cc」とは、「NZ」又は「Z」のいずれかを示す。

31番目の命令において、「JT NZ, (DE), e」は、DEレジスタの内容を演算し、「0」でない場合には、e(アドレス)に処理を移行する命令であり、「0」である場合には、e(アドレス)に処理を移行せず、次の命令(具体的には、当該命令の次のアドレスに記憶されている命令)を実行する命令である。

ここで、「DEレジスタの内容を演算し」とは、DEレジスタ値が「0」であるか否かを判断する演算である。本実施形態では、「DEレジスタ値-「0」」を演算し、ゼロフラグが「1」でない場合には、DEレジスタの内容は「0」でないと判断する。

【1738】

一方、「JT Z, (DE), e」は、上記とは逆の命令であり、DEレジスタの内容を演算し、「0」である場合、換言すればゼロフラグが「1」である場合には、e(アドレス)に処理を移行する命令であり、ゼロフラグが「1」でない場合には、e(アドレス)に処理を移行せず、次の命令(具体的には、当該命令の次のアドレスに記憶されている命令)を実行する命令である。

なお、31番目の命令では、2バイトデータを記憶したレジスタを指定するため、「DE」としているが、これに限らず、BCレジスタやHLレジスタを指定してもよい。この場合には、それぞれ「JT cc, (BC), e」、「JT cc, (HL), e」となる。また、このことは、以下の32番目の命令についても同様である。

【1739】

32番目の命令は、命令の条件を満たす場合には処理を終了する点で、e(アドレス)に処理を移行する31番目の命令と相違する。その他は、31番目の命令と同じである。

32番目の命令において、「RT NZ, (DE), e」は、DEレジスタの内容を演算し、「0」でない場合には、処理を終了する(次の命令は、スタック領域に記憶されている戻り番地から開始する)命令であり、「0」である場合には、次の命令(具体的には、当該命令の次のアドレスに記憶されている命令)を実行する命令である。

ここで、「DEレジスタの内容を演算し」は、上記と同様である。

また、「RT Z, (DE), e」は、DEレジスタの内容を演算し、「0」である場合には、処理を終了する(次の命令は、スタック領域に記憶されている戻り番地から開始する)命令であり、「0」でない場合には、次の命令(具体的には、当該命令の次のアドレスに記憶されている命令)を実行する命令である。

10

20

30

40

50

【1740】

33番目の命令において、「JTQ NZ, (k), e」は、Qレジスタを上位、kを下位とするアドレスに保存されている内容を演算し、「0」でない場合には、e（アドレス）に処理を移行し、「0」である場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

ここで、「Qレジスタを上位、kを下位とするアドレスに保存されている内容を演算し」とは、「対象レジスタが示すアドレスの内容－「0」」を演算し、ゼロフラグが「1」でない場合には、Qレジスタを上位、kを下位とするアドレスに保存されている内容が「0」とないと判断する。

【1741】

一方、33番目の命令において、「JTQ Z, (k), e」は、Qレジスタを上位、kを下位とするアドレスに保存されている内容を演算し、「0」である場合には、e（アドレス）に処理を移行し、「0」でない場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。ここでは、上記と同様に、「対象レジスタが示すアドレスの内容－「0」」を演算し、ゼロフラグが「1」ある場合には、Qレジスタを上位、kを下位とするアドレスに保存されている内容が「0」とであると判断する。

【1742】

34番目の命令は、命令の条件を満たす場合には処理を終了する点で、e（アドレス）に処理を移行する33番目の命令と相違する。その他は、33番目の命令と同じである。

34番目の命令において、「RTQ NZ, (k)」は、Qレジスタを上位、kを下位とするアドレスに保存されている内容を演算し、「0」でない場合には、処理を終了し（次の命令は、スタック領域に記憶されている戻り番地から開始し）、「0」である場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

また、「RTQ Z, (k)」は、Qレジスタを上位、kを下位とするアドレスに保存されている内容を演算し、「0」である場合には、処理を終了し（次の命令は、スタック領域に記憶されている戻り番地から開始し）、「0」でない場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

これらの命令では、「対象レジスタが示すアドレスの内容－「0」」を演算し、ゼロフラグの値に応じて処理を終了する。

【1743】

35番目の「RTW」命令は、対象レジスタに保存されている内容が「0」であるか否かを判断し、判断結果に応じて処理を終了する命令である。

この命令としては、たとえばレジスタにタイマ値を記憶し、タイマ値が経過したか否かを判断する場合に用いることが挙げられる。

35番目の命令において、「ss」とは、BCレジスタ、DEレジスタ、又はHLレジスタのいずれかを示す。

たとえば、「RTW NZ, (BC)」の命令は、BCレジスタの内容を演算し、「0」でない場合には、処理を終了し（次の命令は、スタック領域に記憶されている戻り番地から開始し）、「0」である場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

【1744】

ここで、「BCレジスタの内容を演算し」とは、BCレジスタ値が「0」であるか否かを判断する演算である。本実施形態では、「BCレジスタ値－「0」」を演算し、ゼロフラグが「1」でない場合には、BCレジスタの内容は「0」でないと判断する。DEレジスタの内容を演算する「RTW NZ, (DE)」、HLレジスタの内容を演算する「RTW NZ, (HL)」も上記と同様である。

【1745】

また、「RTW Z, (BC)」は、BCレジスタの内容を演算し、「0」である場合に

10

20

30

40

50

は、処理を終了する命令である。BCレジスタの内容の演算は、「BCレジスタ値－「0」」を演算し、ゼロフラグが「1」である場合には、BCレジスタの内容は「0」であると判断する。DEレジスタの内容を演算する「RTW Z, (DE)」、HLレジスタの内容を演算する「RTW Z, (HL)」も上記と同様である。

【1746】

36番目の「RBITQ」命令は、対象アドレスに保存されている内容の所定ビットが「0」であるか否かを判断し、判断結果に応じて処理を終了する命令である。この命令は、レジスタ値を直接判断しない（見ない）ので、レジスタに空きがない状況下であっても使用可能な命令である。

36番目の命令において、「RBITQ NZ, b, (k)」は、Qレジスタを上位、kを下位としたアドレスに保存されている内容のうち、「b」（0～7ビットのいずれか）が「0」でない場合には、処理を終了し（次の命令は、スタック領域に記憶されている戻り番地から開始し）、「b」（0～7ビットのいずれか）が「0」である場合には、次の命令（具体的には、当該命令に連続したアドレスに記憶されている命令）を実行する命令である。

たとえばD1ビットが「0」であるか否かを判断する命令は、「PBITQ NZ, 1, (k)」となる。ここでは、対象ビット値から「0」を減算し、ゼロフラグが「0」である場合には対象ビット値は「0」でないと判断する。

【1747】

これとは逆に、「RBITQ Z, b, (k)」は、Qレジスタを上位、kを下位としたアドレスに保存されている内容のうち、「b」（0～7ビットのいずれか）が「0」である場合には、処理を終了する命令である。この場合にも、対象ビット値から「0」を減算し、ゼロフラグが「1」である場合には対象ビット値は「0」であると判断する。

【1748】

37番目の「BITQ」命令は、対象アドレスに保存されている内容の何番目のビットが立っているか（「1」であるか）、あるいはいくつビットが立っているか（「1」であるビットが何個あるか）を調べるための命令である。

「BITQ A, (k)」は、Qレジスタを上位、kを下位としたアドレスに保存されている内容のうち、「A」の内容の位置を検査する命令である。

この命令では、主として以下の2パターンが考えられる。

【1749】

<パターン1>

パターン1としては、対象アドレスに保存されている内容のうち、指定したビットが「1」であるか否かを検査する。

たとえば、「BITQ 3, (k)」という命令である場合、Qレジスタを上位、kを下位としたアドレスに保存されている内容のD3ビットが「1」であるか否かを検査する命令となる。

<パターン2>

また、パターン2としては、対象アドレスに保存されている内容のうち、「1」であるビット数を検索し、「1」であるビット数をAレジスタに記憶する。

【1750】

以上説明した1番～37番の命令は、2値化（コード化）され、命令コードとしてROM 54に記憶される。そして、図167（A）に示したように、命令は、命令情報と識別情報とからなるので、命令がコード化された場合には、命令情報コードと識別情報コードとからなる。

ここで、第24実施形態では、命令がコード化された場合、命令コードの最上位ビットを含むコードは、命令情報コードと定める。

命令コードのうち、最上位ビットを含むコードが命令情報コードであれば、メインCPU 55は、命令コードを最上位ビットから読み込んだときに、どの命令を実行すればよいかをいち早く判断することが可能となる。

10

20

30

40

50

命令コードの配列としては、たとえば、「（命令情報コード）（識別情報コード）（命令情報コード）」としたり、あるいは、「（命令情報コード）（識別情報コード）」とすることが挙げられる。

【１７５１】

ただし、上記に限らず、命令をコード化した場合に、命令コードの最下位ビットを、命令情報コードを含むと定めてもよい。

この場合の命令コードの配列としては、たとえば「（識別情報コード）（命令情報コード）」としたり、「（命令情報コード）（識別情報コード）（命令情報コード）」とすることが挙げられる。この場合には、命令コードを読み込むときに、最初に最下位ビットを含むコードを読み込むことで、メインＣＰＵ５５は、その命令コードでは、どの命令を実行すればよいかをいち早く判断することが可能となる。

【１７５２】

以上、第２４実施形態について説明したが、第２４実施形態は、上記内容に限らず、たとえば以下のような種々の変形が可能である。

（１）Ｑレジスタの初期値は「Ｆ０（Ｈ）」としたが、これに限らず、ＲＷＭ５３の使用領域における作業領域の上位アドレス値に応じて異なる。たとえば、ＲＷＭ５３の使用領域における作業領域の上位アドレスが「Ｅ１（Ｈ）」に設定される場合には、Ｑレジスタの初期値は「Ｅ１（Ｈ）」となる。

（２）図１６６（Ｂ）に示したＦレジスタにおけるキャリーフラグ（Ｃ）及びゼロフラグ（Ｚ）に対応するビットは、例示であり、これに限定されるものではない。たとえばＤ３ビットがキャリーフラグ（Ｃ）であり、Ｄ４ビットがゼロフラグ（Ｚ）であってもよい。

（３）第２４実施形態では、図１６８～図１７１で例示した命令に限定されるものではなく、スロットマシン１０のプログラムを実行する上で、さらに多くの命令が設けられている。

また、図１６８～図１７１で例示した命令は、例示した記述に限定されるものではない。

（４）第２４実施形態では、遊技機としてスロットマシン１０（図１）を例示しているが、ぱちんこ遊技機５００（図９９）でも実施することが可能である。

【１７５３】

<第２５実施形態>

続いて、本発明の第２５実施形態について説明する。

第２５実施形態は、第１に、入賞役（有効ラインに停止する図柄組合せ）の判定方法についての発明である。また第２に、小役入賞時における払出し数の判定方法についての発明である。

第２５実施形態では、スロットマシン１０の基本構成は、第２３実施形態を流用する。したがって、第２５実施形態は、図１１４～図１６３を含むものである。

なお、本明細書（すべての実施形態を含む）及び特許請求の範囲において、リール３１又は図柄の「停止時」とは、当該リールに対応するストップスイッチ４２が停止操作されたとき、ストップスイッチ４２の停止操作が検出されたとき（レベルデータ又は立ち上がりデータがオンになったとき）、ストップスイッチ４２の停止操作に基づいて図柄の停止位置が決定されたとき、図柄の停止位置が決定されてから図柄（リール３１）が未だ停止していないとき（これから停止するとき、たとえば減速中のとき）、モータ３２への出力状態がリール３１を停止するための励磁状態（たとえば４相励磁状態（第４実施形態参照）。以下この段落において同じ。）であるとき、リール３１を停止するための励磁状態を終了したとき、実際にリール３１が停止しているときや図柄が停止表示されているとき（リール３１を停止するための励磁状態が終了した後（モータ３２への励磁出力を行っていないとき）のすべてを含む意味（いずれかの意味）であるものとする。

したがって、リール３１又は図柄の「停止時」と称したときは、実際にリール３１又は図柄が停止しているとは限らない。

【１７５４】

また、第１実施形態の最初で説明した事項と一部重複するが、改めて説明すると、本明細

書及び特許請求の範囲のすべてにおいて、「払出し（払い出す）」とは、実際にメダルをホッパー35から払い出すことのみならず、クレジットを加算することにも含まれる。さらに、遊技機がメダルを使用しない管理遊技機（封入式遊技機、メダルレス遊技機、ECO遊技機とも称される場合がある。以下同じ。）である場合には、電子遊技媒体を付与することにも含まれる。

このため、本明細書（すべての実施形態を含む）及び特許請求の範囲において、「払出し」とは、「付与」と称することもできる。したがって、たとえば「払出し枚数テーブル」は、「付与数テーブル」と称することもできる。

【1755】

図173～図175は、第25実施形態におけるRWM53の内容を示す図である。なお、図173～図175では、前述した他の実施形態において説明済みの内容も一部含まれる。

図173～図175において、アドレスの下にかっこ書きで記載した数値は、当該アドレスの記憶領域のバイト数を示す（図133～図138と同じ）。

図173において、アドレス「F00C(H)」の作動状態フラグ（_FL_ACTION）は、役物の作動の有無を判別するためのフラグの記憶領域であり、図35（第11実施形態）で示した作動状態フラグに対応するものである。

第25実施形態では、D3ビットが1BB、D4ビットがRB（RBA～RBP）に対応している。第11実施形態と同様に、作動状態フラグは、遊技開始セット処理で更新される（図139のステップS272）。また、遊技終了チェック処理でクリアされる（図148では図示せず）。

【1756】

アドレス「F00F(H)」のRB作動時の遊技回数（_CT_BONUS_PLAY）、及びアドレス「F010(H)」のRB作動時の入賞回数（_CT_BONUS_WIN）は、それぞれ図133（第25実施形態）で示したものと同一記憶領域である。第25実施形態では、後述する図202に示すように、RB作動時の入賞回数の更新方法が他の実施形態と異なっている。

【1757】

アドレス「F01E(H)」の停止受付情報データ（_PT_STOP_STS）は、ストップスイッチ42が受け付け可能であるか否かを記憶する記憶領域である。

停止受付情報データのD0～D2ビットに、それぞれ第1（左）～第3（右）ストップスイッチ42が割り当てられている。リール31の回転開始前、及びリール31の回転開始から定速となりストップスイッチ42の操作受付が可能となるまでは「0」となり、ストップスイッチ42の操作受付が可能となったときは、「1」となる。

なお、「ストップスイッチ42の操作受付が可能となるまで」とは、当該リール31に対応するインデックスセンサを検出して、図柄番号が格納されるまで（インデックスを検出していないいずれかのリール31があっても、インデックスを検出した他のリール31があるときには、当該他のリール31を停止できるようにしてもよい）や、全リール31に対応するインデックスセンサを検出して、図柄番号が格納されるまでなどが挙げられる。

特に本実施形態では、図140（第23実施形態）中、ステップS767で最小遊技時間をRWM53に保存した後に、停止受付情報データに初期値として「00000111(B)」をセットする。そして、たとえば第1（左）ストップスイッチ42が操作されたときは、停止受付情報データは、第1ストップスイッチ42に対応するビットが「0」となり、「00000110(B)」に更新される。

この停止受付情報データは、入力ポート立ち上がりデータA（図133）のD0～D2ビット以外のビットをマスクするときに使用される場合もある。

【1758】

アドレス「F023(H)」の払出し枚数データ（_NB_PAY_MEDAL）、及びアドレス「F024(H)」の払出し枚数データバッファ（_BF_PAY_MEDAL）は、それぞれ、図35（第11実施形態）で示した払出し数データ（_NB_PAY_MEDAL）及び払出し数

10

20

30

40

50

データバッファ（_BF_PAY_MEDAL）と同じ記憶領域である。

改めて説明すると、いずれかの小役が入賞し、払出し枚数が決定すると、払出し枚数データ及び払出し枚数データバッファに、それぞれ払出し枚数（同一値）が記憶される。払出し枚数データは、メダルが1枚払い出される（クレジットの加算を含む）ごとに「1」減算され、払出し処理が終了すると「0」となる。これに対し、払出し枚数データバッファは、払出し処理が実行されても減算されることはなく、払出し処理後も初期値が維持される。払出し枚数データバッファは、次回遊技の遊技終了時に更新（上書き）される。なお、この払出し枚数データバッファの値を用いて払出し枚数を更新し、上述した指示込役物比率（累計）、連続役物比率（6000遊技）、役物比率（6000遊技）、連続役物比率（累計）、役物比率（累計）を算出することができる。

10

【1759】

アドレス「F0AD（H）」のリール停止フラグ（_FL_STOP_LP）は、リール31の停止を受け付けたか否かを判断するためのフラグの記憶領域である。リール停止受付が終了していないときは「1」となり、リール停止受付済みとなったときは「0」となる。したがって、リール31の回転中においていずれのリール31の停止受けもしていないときは「00000111（B）」となり、たとえば第1（左）リール31の停止受けをしたときは、「00000110（B）」となる。

【1760】

アドレス「F0AF（H）」の停止／制御リール番号データ（_NB_STOP_REEL）は、制御中又は停止受け時のリール番号を記憶する記憶領域である。リール31の制御中及び停止受け時でないときは「0」となり、たとえば第3ストップスイッチ42が操作され、第3リール31の停止受けをしたとき、あるいは第3リール31の停止制御中であるときは、「00000011（B）」（3（D））となる。

20

【1761】

アドレス「F0B4（H）」の制御図柄番号（_BF_PICTURE）は、基準位置に停止した図柄番号を記憶する記憶領域である。ここで、第25実施形態における基準位置は、「下段」である。また、「左下段」－「中下段」－「右下段」のラインを第25実施形態における「基準ライン」と称する。

一方、図135～図137において、第#リール図柄番号（停止位置用）（_NB_RL#_STPPIC）は、中段に停止した図柄の図柄番号を示している。

30

よって、

「制御図柄番号（_BF_PICTURE）＝「第#リール図柄番号（停止位置用）（_NB_RL#_STPPIC）」－「1」

の関係となる。

具体的には、図115（A）に示す位置で第1（左）リール31が停止している場合において、第1リール図柄番号（停止位置用）（_NB_RL1_STPPIC）は、「13（D）（赤7）」となり、制御図柄番号（_BF_PICTURE）は、「12（D）（ベルB）」となる。

【1762】

図174及び図175において、アドレス「F0B7（H）」～「F0BF（H）」の停止図柄データ（第1群～第9群）（_WK_STOP_PIC1～9）は、有効ラインに停止する図柄組合せを判断するためのデータ（停止図柄データ）を記憶する記憶領域である。

40

第25実施形態では、図116～図121に示すように、役として、

1BB

RB（RBA～RBP）

リプレイ（リプレイ01～リプレイ10）

小役（小役01～小役34）

が設けられている。

そして、役の図柄組合せに係る図柄群としては、以下のように定める。

図柄1群：RBA～RBH作動図柄

図柄2群：RBI～RBP作動図柄

50

図柄 3 群：1 B B 作動図柄、及びリプレイ 0 1～リプレイ 0 7 作動図柄

図柄 4 群：リプレイ 0 8～リプレイ 1 0 作動図柄

図柄 5 群：小役 0 1～小役 0 8 作動図柄

図柄 6 群：小役 0 9～小役 1 6 作動図柄

図柄 7 群：小役 1 7～小役 2 4 作動図柄

図柄 8 群：小役 2 5～小役 3 2 作動図柄

図柄 9 群：小役 3 3 及び小役 3 4 作動図柄

なお、図 1 7 4 及び図 1 7 5 では、「作動図柄」と表記しているが、「作動図柄」は「図柄組合せ」と同じ意味である。以下、必要に応じて、「図柄組合せ」又は「作動図柄」と称する。また、停止することに決定された図柄組合せ、あるいは実際に停止している図柄組合せを「停止図柄組合せ」と称する場合がある。

【1 7 6 3】

停止図柄データ（第 1 群）及び停止図柄データ（第 2 群）は、R B A～R B P に対応する。たとえば、全リール 3 1 の停止時に、停止図柄データ（第 1 群）が「0 0 0 0 0 0 0 0（B）」であるときは、R B A～R B H の図柄組合せは有効ラインに停止していないことを意味する。一方、全リール 3 1 の停止時に、停止図柄データ（第 1 群）が「0 0 0 0 0 0 1 0（B）」であるときは、R B B の図柄組合せが有効ラインに停止していることを意味する。

また、停止図柄データ（第 3 群）は、D 0 ビットが 1 B B に対応し、D 1～D 7 ビットがそれぞれリプレイ 0 1～リプレイ 0 7 に対応するビットである。

【1 7 6 4】

さらにまた、停止図柄データ（第 4 群）は、D 0～D 2 ビットがそれぞれリプレイ 0 8～リプレイ 1 0 に対応するビットである。D 4～D 7 ビットは、未使用である。

さらに、停止図柄データ（第 5 群）～停止図柄データ（第 9 群）の各ビットに、小役 0 1～小役 3 4 に対応するビットを割り当てている。停止図柄データ（第 9 群）の D 2～D 7 ビットは、未使用である。

そして、停止図柄データ（第 1 群）～停止図柄データ（第 4 群）に、払出しのない役（1 B B、R B、及びリプレイ）を割り当て、停止図柄データ（第 5 群）～停止図柄データ（第 9 群）に、払出しを有する小役を割り当てている。

このように、停止図柄データの記憶領域を切り分けることにより、払出しのある役のいずれかの図柄組合せが有効ラインに停止する場合に、払出し枚数の決定を簡素化することができ、また、特別役物（R B）が作動しているときの小役の入賞回数のカウントを簡素化することができる（詳細は後述する）。

また、払出しを有する停止図柄データ（第 5 群）～停止図柄データ（第 9 群）において、停止図柄データ（第 5 群）の D 0～D 7 ビット（小役 0 1～小役 0 8）、及び停止図柄データ（第 6 群）の D 0～D 3 ビット（小役 0 9～小役 1 2）は、1 5 枚の払出しに相当する。

さらにまた、停止図柄データ（第 6 群）の D 4～D 7 ビット（小役 1 3～小役 1 6）、及び停止図柄データ（第 7 群）の D 0～D 7 ビット（小役 1 7～小役 2 4）は、3 枚の払出しに相当する。

さらに、停止図柄データ（第 8 群）の D 0～D 7 ビット（小役 2 5～小役 3 2）、及び停止図柄データ（第 9 群）の D 0～D 1 ビット（小役 3 3～小役 3 4）は、1 枚の払出しに相当する。

【1 7 6 5】

第 2 5 実施形態では、スタートスイッチ 4 1 が操作されたことを契機に役抽選処理を行い（図 1 4 0 中、ステップ S 7 6 1）、当選番号に基づいて役物条件装置番号の保存と入賞及びリプレイ条件装置番号の保存を行った後、停止図柄データ（_WK_STOP_PIC）に初期値を設定する。ここでは、停止図柄データ（第 1 群）～停止図柄データ（第 9 群）の全作動図柄に対応するビットを「1」とする。

具体的には、

10

20

30

40

50

停止図柄データ（第1群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第2群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第3群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第4群）：0 0 0 0 0 1 1 1（B）
 停止図柄データ（第5群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第6群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第7群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第8群）：1 1 1 1 1 1 1 1（B）
 停止図柄データ（第9群）：0 0 0 0 0 0 1 1（B）

に設定する。

10

【1766】

そして、リール31の停止位置が決定された後に（実際にリール31が停止した後であってもよい）、有効ラインに停止する可能性のなくなった役に対応するビットを「0」に更新する。たとえば左リール31の停止時に、有効ラインに停止する図柄が「リプレイ」であるときは、図116に示すように、すべてのRB（RBA～RBP）の図柄組合せが有効ラインに停止する可能性がなくなる。この場合には、左リール31の停止時に、有効ラインに停止する図柄が「リプレイ」である時点で、

停止図柄データ（第1群）：0 0 0 0 0 0 0 0（B）
 停止図柄データ（第2群）：0 0 0 0 0 0 0 0（B）

に更新される。

20

【1767】

また、たとえば中リール31の停止時に、有効ラインに停止する図柄が「赤7」であるときは、図116に示すように、RBのうち、RBA～RBH、及びRBM～RBPの図柄組合せが有効ラインに停止する可能性がなくなる。一方、RBのうち、RBI～RBLの図柄組合せは、有効ラインに停止する可能性を有している。したがって、この場合の中リール31の停止時には、

停止図柄データ（第1群）：0 0 0 0 0 0 0 0（B）
 停止図柄データ（第2群）：0 0 0 0 1 1 1 1（B）

に更新される。

【1768】

30

このようにして、各リール31の停止位置が決定した後に、停止図柄データ（第1群）～停止図柄データ（第9群）を更新し、すべてのリール31の停止位置が決定した後に、停止図柄データ（第1群）～停止図柄データ（第9群）のすべてが「0 0 0 0 0 0 0 0（B）」であるときは、当該遊技において役に対応する図柄組合せは有効ラインに停止していない（役が入賞していない）と判断される。

一方、停止図柄データ（第1群）～停止図柄データ（第9群）のうちのいずれかのビットが「1」であるときは、当該ビットに対応する役の図柄組合せが有効ラインに停止していると判断される。

さらに、停止図柄データ（第1群）～停止図柄データ（第4群）のデータのうちのいずれかのビットが「1」であるときは、当該遊技ではメダル払出しがないと判断される。

40

これに対し、停止図柄データ（第5群）～停止図柄データ（第9群）のデータのうちのいずれかのビットが「1」であるときは、当該遊技ではメダル払出しがあると判断される。

【1769】

ここで、本実施形態では、

小役01～小役12：15枚の払出し

小役13～小役24：3枚の払出し

小役25～小役34：1枚の払出し

である。

よって、停止図柄データ（第5群）のいずれかのビット、又は停止図柄データ（第6群）のD0～D3ビットのいずれかが「1」であるときは、15枚の払出しと判断される。

50

また、停止図柄データ（第 6 群）の D 4～D 7 ビット、又は停止図柄データ（第 7 群）の D 0～D 7 ビットのいずれかが「1」であるときは、3 枚の払出しと判断される。

さらにまた、停止図柄データ（第 8 群）の D 0～D 7 ビット、又は停止図柄データ（第 9 群）の D 0～D 1 ビットのいずれかが「1」であるときは、1 枚の払出しと判断される。

【1770】

図 176～図 179 は、第 25 実施形態における定義データを示す図である。定義データにおいて、「EQU」とは、記号を整数の値をもつものと定義するアセンブラ命令であり、「イコール（equal；等しい）」を意味する。

図 176 は、リール図柄定義、及び図柄定義を示す。

リール図柄定義では、第 25 実施形態における 10 種類の図柄に対する記号と、数値との関係を示している。たとえば、「青BAR」図柄は、記号で示す場合は「@ZGR_01」であり、数値で示す場合は「0」となる。

また、図柄定義では、図柄 1 群～図柄 9 群の各記号と数値との関係を示している。たとえば「@PIC1」は、図柄 1 群を示す記号である。上述したように、たとえば図柄 1 群は、RBA～RBH からなり、各ビット（D 0～D 7）は、それぞれ RBA～RBH に対応している。そして、図柄 1 群の数値のたとえば D 0 ビットは、RBA に対応するビットである。

【1771】

図 177～図 179 は、図柄 1 群～図柄 9 群のうちの各作動図柄の定義データを示す。各図柄群の各ビットは、停止図柄データ（第 1 群）～停止図柄データ（第 9 群）の各作動図柄に対応するビットと一致している。

上述のように、たとえば停止図柄データ（第 1 群）の D 0 ビットは、RBA 作動図柄に対応するビットであるが、図柄 1 群のうち、RBA 作動図柄を示す記号「@SRB_A」の数値は、D 0 ビットが「1」である「00000001（B）」に定められている。同様に、RBB 作動図柄「@SRB_B」に対応する数値は、D 1 ビットが「1」である「00000010（B）」に定められ、・・・、RBH 作動図柄「@SRB_H」に対応する数値は、D 7 ビットが「1」である「10000000（B）」に定められている。

【1772】

なお、定義データにおいて、「@SRB」とは、シフトRB（SRB）作動図柄を指す記号であり、実質的に、RBA 作動図柄～RBP 作動図柄を指している。

また、たとえば「@SRB_A_H」は、RBA 作動図柄～RBH 作動図柄を指している。その数値は、「11111111（B）」であり、これは、停止図柄データ（第 1 群）のすべてのビットが「1」である場合に等しい。

さらにまた、「@1BB」とは、1BB 作動図柄を指す記号である。

さらに、「@REP」とは、リプレイ作動図柄を指す記号である。そして、たとえば「@REP_01」とは、リプレイ 01 作動図柄を指す記号となる。

また、図 178 において、「@WIN」とは、小役作動図柄を指す記号である。そして、たとえば「@WIN_01」とは、小役 01 作動図柄を指す記号となる。

以上のようにして、各図柄群の各作動図柄等の記号と数値とが定義されている。

【1773】

図 180 は、第 25 実施形態で用いられる各種テーブルの概要を示す図である。

なお、以下に説明するすべてのテーブルは、ROM 54 の所定アドレスに記憶されているものである。

図 180（A）に示すリール図柄検索テーブルアドレスオフセットテーブル（TBL_PIC_SRCH）は、各リール 31 の停止図柄を検索する際に、各リール 31 ごとに、目的のテーブルの先頭アドレス（オフセット値）を特定するためのテーブルである。

たとえば、第 1 リール 31 の停止図柄を検索する際には、アドレス「1200（H）」に記憶された値（オフセット値）が参照される。当該オフセット値は「3（H）」であるので、リール図柄検索テーブルアドレスオフセットテーブル（TBL_PIC_SRCH）の第 1 リール 31 を示すアドレス「1200（H）」にオフセット値「3（H）」を加算した値が示

10

20

30

40

50

すアドレス「1203(H)」が、第1リール図柄配列テーブル(TBL_PICARG_1)の先頭アドレスとして特定される。図180(B)に示すように、第1リール図柄配列テーブル(TBL_PICARG_1)は、アドレス「1203(H)」～「120C(H)」に記憶されており(詳細は後述する)、先頭アドレスはアドレス「1203(H)」である。

【1774】

また、第2リール31の停止図柄を検索する際には、アドレス「1201(H)」に記憶された値(オフセット値)が参照される。当該オフセット値は「39(H)」であるので、リール図柄検索テーブルアドレスオフセットテーブル(TBL_PIC_SRCH)の第2リール31を示すアドレス「1201(H)」にオフセット値「39(H)」を加算した値が示すアドレス「123A(H)」が、第2リール図柄配列テーブル(TBL_PICARG_2)の先頭アドレスとして特定される(図180(B))。

10

同様に、第3リール31の停止図柄を検索する際には、アドレス「1203(H)」に記憶された値(オフセット値)が参照される。当該オフセット値は「8D(H)」であるので、リール図柄検索テーブルアドレスオフセットテーブル(TBL_PIC_SRCH)の第3リール31を示すアドレス「1202(H)」にオフセット値「8D(H)」を加算した値が示すアドレス「128F(H)」が、第3リール図柄配列テーブル(TBL_PICARG_3)の先頭アドレスとして特定される(図180(B))。

【1775】

以上のように、リール図柄検索テーブルアドレスオフセットテーブル(TBL_PIC_SRCH)の3つのアドレスには、それぞれ第1～第3リール31の図柄配列テーブルの先頭アドレスを特定するためのオフセット値が記憶されている。

20

そして、第1リール31に対応する第1リール図柄配列テーブル(TBL_PICARG_1)、第2リール31に対応する第2リール図柄配列テーブル(TBL_PICARG_2)、及び第3リール31に対応する第3リール図柄配列テーブル(TBL_PICARG_3)が設けられている。これらの第#リール図柄配列テーブル(TBL_PICARG_#)は、基準位置に停止する図柄番号から、有効ラインに停止する図柄を特定するときに用いられるテーブルである(詳細については後述する)。

【1776】

さらに、図180(B)に示すように、第#リール図柄配列テーブル(TBL_PICARG_#)に連続するアドレスに、第#リール図柄組合せテーブル(TBL_PICCMB_#)が設けられている。

30

第#リール図柄組合せテーブル(TBL_PICCMB_#)の各データは、リール図柄データ情報、リール図柄データ情報+テーブルオフセット、図柄データから構成される。これらのデータの詳細については、後述する。

【1777】

図181は、第1リール図柄配列テーブル(TBL_PICARG_1)を示す図である。図181では、図176で示したリール図柄定義を併せて示している。

ここで、第#リール図柄配列テーブル(TBL_PICARG_#)の各アドレスに記憶されているデータを「図柄データ」と称する。この「図柄データ」は、図柄の種別を識別可能なデータである。

40

第1リール図柄配列テーブル(TBL_PICARG_1)、並びに後述する第2リール図柄配列テーブル(TBL_PICARG_2)及び第3リール図柄配列テーブル(TBL_PICARG_3)は、いずれも、「10」アドレスからなるテーブルであり、「10」アドレスによって0番図柄～19番図柄(20個の図柄)を特定している。換言すれば、1アドレスで2個の図柄データを特定している。

【1778】

図181において、図中、「*16」とは、上位4ビットを示している。たとえば、アドレス「1203(H)」では、上位4ビットが「@ZGR_08」(2番図柄、「チェリー」)であり、下位4ビットが「@ZGR_02」(3番図柄、「黒BAR」)であることを示す。なお、図114に示すように、左リール31において、2番図柄は「チェリー」であり、

50

3 番図柄は「黒BAR」である。

そして、定義データより、「@ZGR_08」は、「7 (H)」すなわち「0111 (B)」である。また、「@ZGR_02」は、「1 (H)」すなわち「0001 (B)」である。よって、アドレス「1203 (H)」は、上位4ビットが「0111 (B)」、かつ下位4ビットが「0001 (B)」であるので、実際には、「0111 / 0001 (B)」が記憶されている（「/」は、上位4ビットと下位4ビットとの境を示す。）。

【1779】

ここで、たとえば左（第1）リール31の停止時に、基準位置（下段）に停止する図柄が1番の「スイカ」であるとき、有効ラインに停止する図柄は、3番の「黒BAR」となる（図114及び図115参照）。

この場合に、基準位置（下段）に1番の「スイカ」が停止するときは、後述するプログラム（フローチャート）によって、有効ラインに停止する図柄に相当する値は、アドレス「1203 (H)」の下位4ビットの値（「@ZGR_02」、すなわち「黒BAR」）であると特定されるように構成されている。

また、たとえば基準位置（下段）に2番の「チェリー」が停止するときは、有効ラインに停止する図柄に相当する値は、アドレス「1204 (H)」の上位4ビットの値、すなわち「@ZGR_05」（ベルA）であると特定されるように構成されている。

【1780】

図181に示すように、本実施形態では、20個の図柄データを10アドレスに記憶している。すなわち、1アドレスにおいて、上位4ビットで1図柄データ、下位4ビットで1図柄データを特定している。このように構成することにより、図柄データを記憶するROM54の容量を削減することが可能となる。また、本実施形態では、図181に示すように、図柄の種類は16種類未満である10種類（@ZGR_01～@ZGR_10）であるので、「0000 (B)」～「1010 (B)」の範囲で表すことができる。よって、上位4ビットと下位4ビットに記憶することが可能となるので、ROM54の容量を削減することができる。

ただし、これに限らず、20個の図柄データを20アドレスに記憶してもよい。この場合には、1アドレスあたり、1図柄データを記憶することとなる。この例は、後述する図228（第27実施形態の例1）で示している。

【1781】

図182～図184は、第1リール図柄組合せテーブル（TBL_PICCOMB_1）を示す図である。図182～図184、及び後述する図186～図188、図190～図192において、「; //」は、当該値を記憶しているアドレスが存在しないことを意味する。たとえば、アドレス「120F (H)」は、図柄1群の「青BAR」に対応する値を記憶しているアドレスであるが、図柄1群の「黒BAR」～「特図下」に対応する値を記憶しているアドレスは存在せず、次のアドレス「1210 (H)」は、図柄2群のリール図柄データ情報の値を記憶しているアドレスとなっている。換言すると、図面は、説明を容易にするための図面であるので、図面に記載されているデータすべてがROM54に記憶されているわけではない（「; //」で記載されているデータや定義データは、ROM54には記憶されていない）。

【1782】

なお、「; //」の内容についてもアドレスを設け、データを記憶する場合には、「0」が記憶される。その場合、後述するリール図柄データ情報、及びテーブルオフセットのデータ（たとえば、「120D (H)」や「120E (H)」）は、不要となる。具体的には、予め定められた順序で各図柄に対応した（各図柄を有する図柄組合せは何であるかを特定するための）図柄組合せデータが記憶される。たとえば、図柄1群において、左リール31に「青BAR」を含む図柄組合せデータであればアドレス「XXX0 (H)」、左リール31に「黒BAR」を含む図柄組合せデータであればアドレス「XXX1 (H)」、・・・、左リール31に「特図上」を含む図柄組合せデータであればアドレス「XXX8 (H)」、左リール31に「特図下」を含む図柄組合せデータであればアドレス「XXX

10

20

30

40

50

9 (H)」のように、図柄個数に対応したアドレス（本例では、10アドレス）間隔で、図柄組合せデータを各図柄群ごとに記憶することができる。ただし、この例では、データが「0」である場合にもROM54に記憶することになるので、ROM54の容量が増加するものの、ROM54に記憶したデータから再検証する際には、当該検証が容易になる。

【1783】

ここで、第#リール図柄組合せテーブル (TBL_PICCMB_#) の各アドレスにおいて、たとえば図182の第1リール図柄組合せテーブル (TBL_PICCMB_1) 中、図柄1群を例に挙げると、最初のアドレス「120D (H)」並びに「120E (H)」のD7及びD6ビットに記憶されているデータを、「リール図柄データ情報」と称する。

また、アドレス「120E (H)」のD5～D0ビットに記憶されているデータを、「テーブルオフセット」と称する。

10

さらにまた、アドレス「120F (H)」に記憶されているデータを、「図柄組合せデータ」と称する。

【1784】

まず、アドレス「120D (H)」のD0～D7ビットと、次のアドレス「120E (H)」のD6及びD7ビットが、リール図柄データ情報に相当し、10種類の図柄に対応している。

具体的には、

(1) アドレス「120D (H)」のリール図柄データ情報

D7: 青BAR

20

D6: 黒BAR

D5: 赤7

D4: リプレイ

D3: ベルA

D2: ベルB

D1: スイカ

D0: チェリー

(2) アドレス「120E (H)」のリール図柄データ情報

D7: 特図上

D6: 特図下

30

となっている。

【1785】

そして、リール図柄データ情報のうち、ビット「1」に対応する図柄データが、アドレス「120D (H)」及び「120E (H)」に続くアドレスに記憶されていることを意味する。たとえば、アドレス「120D (H)」及び「120E (H)」に記憶されているリール図柄データ情報のうち、アドレス「120D (H)」に記憶されたリール図柄データ情報のD7ビットのみが「1」となっている。したがって、次のアドレス「120F (H)」には、アドレス「120D (H)」のリール図柄データ情報のうちのD7ビットについての図柄組合せデータ（「青BAR」のデータ）が記憶されている。

【1786】

40

また、アドレス「120E (H)」のデータのうち、下位6ビット (D0～D5) が、テーブルオフセット値となっている。

たとえばアドレス「120E (H)」に記憶されたテーブルオフセット値は「3 (H)」である。本実施形態では、リール図柄データ情報とテーブルオフセット値とを理解しやすくするために、リール図柄データ情報とテーブルオフセット値とを分けて表記している。たとえばアドレス「120E (H)」のデータでは、リール図柄データ情報が「00000000 (B)」であり、テーブルオフセット値が「03 (H)」である。そして、アドレス「120E (H)」には、実際には、リール図柄データ情報とテーブルオフセット値とを論理和したデータ、すなわち「00000011 (H)」が記憶されている。

【1787】

50

以上のリール図柄データ情報、及びリール図柄データ情報+テーブルオフセットは、図柄 2 群～図柄 9 群についても同様である。さらに、第 2 リール図柄組合せテーブル (TBL_PICCMB_2) (図 186～図 188)、及び第 3 リール図柄組合せテーブル (TBL_PICCMB_3) (図 190～図 192) の各図柄 1 群～図柄 9 群についても同様である。

【1788】

ここで、図 182 に示す第 1 リール図柄組合せテーブル (TBL_PICCMB_1) の図柄 1 群について、より詳しく説明する。

最初のアドレス「120D (H)」の D0～D7 ビットと、次のアドレス (120E (H)) の D6 及び D7 ビットには、第 1 (左) リール 31 のどの図柄が図柄 1 群の図柄組合せを構成する図柄であるかを示している。

10

図柄 1 群の図柄組合せは、

RBA: 「青BAR」－「青BAR」－「黒BAR」

RBB: 「青BAR」－「青BAR」－「赤7」

RBC: 「青BAR」－「青BAR」－「スイカ」

RBD: 「青BAR」－「青BAR」－「特図上」

RBE: 「青BAR」－「青BAR」－「黒BAR」

RBF: 「青BAR」－「黒BAR」－「赤7」

RBG: 「青BAR」－「黒BAR」－「スイカ」

RBH: 「青BAR」－「黒BAR」－「特図上」

である (図 116 参照)。

20

【1789】

よって、図柄 1 群の図柄組合せでは、第 1 (左) リール 31 の図柄はすべて「青BAR」である。

このことから、「青BAR」に相当するアドレス「120D (H)」の D7 ビットが「1」であり、他の D6～D0 ビットは「0」となっている。

同様に、アドレス「120E (H)」の D7 及び D6 ビットが「0」である。

また、アドレス「120E (H)」の下位 6 ビットで示すテーブルオフセット値は、次の図柄群 (この例では図柄 2 群) のアドレスまでの数値を指している。アドレス「120E (H)」に記憶されたテーブルオフセット値は「3 (H)」であるが、アドレス「120E (H)」に「3 (H)」を加算したアドレス「1211 (H)」が、図柄 2 群のテーブルオフセットを記憶したアドレスとなる。

30

同様に、アドレス「1211 (H)」には、図柄 3 群のテーブルオフセットを記憶したアドレスまでのオフセット値「3 (H)」が記憶されている。すなわち、アドレス「1211 (H)」+「3 (H)」=「1214 (H)」 (図柄 3 群のテーブルオフセットを記憶したアドレス) となる。

さらに同様に、アドレス「1214 (H)」には、図柄 4 群のテーブルオフセットを記憶したアドレスまでのオフセット値「8 (H)」が記憶されている。すなわち、アドレス「1214 (H)」+「8 (H)」=「121C (H)」 (図柄 4 群のテーブルオフセットを記憶したアドレス) となる (以下、説明を省略する)。

【1790】

40

このようにして、最初の 2 アドレスには、

最初のアドレス: 「青BAR」～「チェリー」のリール図柄データ情報

次のアドレス: 「特図上」及び「特図下」のリール図柄データ情報、及び次の図柄群のテーブルオフセットが記憶されたアドレスまでのオフセット値が記憶されている。

このように、「次のアドレス」には、リール図柄データ情報と次の図柄群のテーブルオフセットが記憶されたアドレスまでのオフセット値という、2 つの全く異なるデータを記憶しているが、当該 2 つのデータの対応するビットが異なるために、制御処理に支障をきたすことはない。そして、このような記憶方法を採用すれば、ROM 54 の容量を削減することが可能となる。

50

なお、図柄数が8以下の場合には、「最初のアドレス」でリール図柄データ情報を記憶し、「次のアドレス」で次の図柄群のテーブルオフセットが記憶されたアドレスまでのオフセット値を記憶してもよい。また、図柄数が9以上の場合には、「最初のアドレス」でリール図柄データ情報を記憶し、「次のアドレス」でもリール図柄データ情報を記憶し、さらに「その次のアドレス」で、次の図柄群のテーブルオフセットが記憶されたアドレスまでのオフセット値を記憶する（この場合、全部で3アドレスとなる。）等、種々のパターンを採用することが可能である。

【1791】

さらに、次のアドレスである「120F(H)」には、第1(左)リール31に「青BAR」の図柄を有する図柄組合せは何であるかを特定するための図柄組合せデータが記憶されている。

10

上述したように、図柄1群の8個の図柄組合せにおいて、第1(左)リール31の図柄は、いずれも「青BAR」である。よって、アドレス「120F(H)」には、第1(左)リール31が「青BAR」である役の種類を指す「@SRB_A_H」(RBA~RBH)が記憶されている。

なお、「@SRB_A_H」は、図177に示したように、図柄1群のすべてに係る作動図柄を意味し、この記号に対応する値は、「11111111(B)」である。よって、実際には、アドレス「120F(H)」には「11111111(B)」が記憶されている。

【1792】

第1リール図柄組合せテーブルのうち、図柄2群についても、図柄1群と同様に定められている。

20

次に、第1リール図柄組合せテーブルのうち、図柄3群について説明する。

まず、アドレス「1213(H)」のD7~D0ビット、及びアドレス「1214(H)」のD7及びD6ビットは、

(1) アドレス「1213(H)」のリール図柄データ情報

D7:「1」(青BAR)

D6:「1」(黒BAR)

D5:「0」(赤7)

D4:「1」(リプレイ)

D3:「1」(ベルA)

D2:「0」(ベルB)

D1:「1」(スイカ)

D0:「0」(チェリー)

(2) アドレス「1214(H)」のリール図柄データ情報

D7:「1」(特図上)

D6:「0」(特図下)

となっている。

よって、図柄3群(1BB、又はリプレイ01~リプレイ07の図柄組合せ)のうち、第1(左)リール31の図柄は、「青BAR」、「黒BAR」、「リプレイ」、「ベルA」、「スイカ」、又は「特図上」のいずれかであることを指している。

40

【1793】

実際には、

1BB:「青BAR」-「青BAR」-「青BAR」

リプレイ01:「リプレイ」-「青BAR/黒BAR/赤7/特図上」-「ベルA」

リプレイ02:「リプレイ」-「リプレイ」-「リプレイ」

リプレイ03:「ベルA」-「赤7/チェリー」-「リプレイ/ベルB」

リプレイ04:「黒BAR」-「赤7/チェリー」-「リプレイ/ベルB」

リプレイ05:「特図上」-「リプレイ」-「ベルA」

リプレイ06:「スイカ」-「リプレイ/スイカ」-「赤7/スイカ/特図上/黒BAR」

リプレイ07:「リプレイ」-「リプレイ」-「ベルA」

50

である（図 1 1 6 及び図 1 1 7 参照）。

【1 7 9 4】

そして、リール図柄データ情報のうち、「1」となっているビット（図柄）に対応する図柄組合せデータが、アドレス「1 2 1 5（H）」以降のアドレスに記憶されている。

具体的には、

（1）アドレス「1 2 1 3（H）」のリール図柄データ情報

D 7：「1」（青BAR）→アドレス「1 2 1 5（H）」
 D 6：「1」（黒BAR）→アドレス「1 2 1 6（H）」
 D 5：「0」（赤7）→アドレスなし（図柄組合せデータなし）
 D 4：「1」（リプレイ）→アドレス「1 2 1 7（H）」
 D 3：「1」（ベルA）→アドレス「1 2 1 8（H）」
 D 2：「0」（ベルB）→アドレスなし（図柄組合せデータなし）
 D 1：「1」（スイカ）→アドレス「1 2 1 9（H）」
 D 0：「0」（チェリー）→アドレスなし（図柄組合せデータなし）

（2）アドレス「1 2 1 4（H）」のリール図柄データ情報

D 7：「1」（特図上）→アドレス「1 2 1 A（H）」
 D 6：「0」（特図下）→アドレスなし（図柄組合せデータなし）

となっている。

【1 7 9 5】

まず、アドレス「1 2 1 5（H）」には、第 1（左）リール 3 1 の図柄が「青BAR」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 3 群において、第 1（左）リール 3 1 の図柄が「青BAR」である図柄組合せは、上記のように 1 BB であるので、アドレス「1 2 1 5（H）」には、「@1BB」が記憶されている。「@1BB」は、図 1 7 7 に示すように、「0 0 0 0 0 0 0 1（B）」であり、当該値がアドレス「1 2 1 5（H）」に記憶されている。

次に、アドレス「1 2 1 6（H）」には、第 1（左）リール 3 1 の図柄が「黒BAR」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 3 群において、第 1（左）リール 3 1 の図柄が「黒BAR」である図柄組合せは、上記のようにリプレイ 0 4 であるので、アドレス「1 2 1 6（H）」には、「@REP_04」が記憶されている。「@REP_04」は、図 1 7 7 に示すように、「0 0 0 1 0 0 0 0（B）」であり、当該値がアドレス「1 2 1 6（H）」に記憶されている。

【1 7 9 6】

また、図柄 3 群には、第 1（左）リール 3 1 の図柄が「赤 7」である図柄組合せがないことから、第 1（左）リール 3 1 の図柄が「赤 7」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

次のアドレス「1 2 1 7（H）」には、第 1（左）リール 3 1 の図柄が「リプレイ」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 3 群において、第 1（左）リール 3 1 の図柄が「リプレイ」である図柄組合せは、上記のようにリプレイ 0 1、リプレイ 0 2、及びリプレイ 0 7 であるので、アドレス「1 2 1 7（H）」には、「@REP_01 OR @REP_02 OR @REP_07」が記憶されている。「@REP_01 OR @REP_02 OR @REP_07」は、図 1 7 7 に示すように、「0 0 0 0 0 0 1 0（B）」OR「0 0 0 0 0 1 0 0（B）」OR「1 0 0 0 0 0 0 0（B）」であるので、アドレス「1 2 1 7（H）」には、「1 0 0 0 0 1 1 0（B）」が記憶されている。

【1 7 9 7】

次のアドレス「1 2 1 8（H）」には、第 1（左）リール 3 1 の図柄が「ベル A」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 3 群において、第 1（左）リール 3 1 の図柄が「ベル A」である図柄組合せは、上記のようにリプレイ 0 3 であるので、アドレス「1 2 1 8（H）」には、「@REP_03」が記憶されている。「@REP_03」は、図 1 7 7 に示すように、「0 0 0 0 1 0 0 0（B）」であり、アドレス「1 2 1 8（H）」には当該値が記憶されている。

また、図柄３群には、第１（左）リール３１の図柄が「ベルＢ」である図柄組合せがないことから、第１（左）リール３１の図柄が「ベルＢ」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

【１７９８】

次のアドレス「１２１９（Ｈ）」には、第１（左）リール３１の図柄が「スイカ」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄３群において、第１（左）リール３１の図柄が「スイカ」である図柄組合せは、上記のようにリプレイ０６であるので、アドレス「１２１９（Ｈ）」には、「@REP_06」が記憶されている。「@REP_06」は、図１７７に示すように、「０１００００００（Ｂ）」であるので、アドレス「１２１９（Ｈ）」には当該値が記憶されている。

10

【１７９９】

また、図柄３群には、第１（左）リール３１の図柄が「チェリー」である図柄組合せがないことから、第１（左）リール３１の図柄が「チェリー」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

次のアドレス「１２１Ａ（Ｈ）」には、第１（左）リール３１の図柄が「特図上」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄３群において、第１（左）リール３１の図柄が「特図上」である図柄組合せは、上記のようにリプレイ０５であるので、アドレス「１２１Ａ（Ｈ）」には、「@REP_05」が記憶されている。「@REP_05」は、図１７７に示すように、「００１０００００（Ｂ）」であり、アドレス「１２１Ａ（Ｈ）」には当該値が記憶されている。

20

【１８００】

また、図柄３群には、第１（左）リール３１の図柄が「特図下」である図柄組合せがないことから、第１（左）リール３１の図柄が「チェリー」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

以上のようにして、他の図柄群についても、リール図柄データ情報、リール図柄データ情報＋テーブルオフセット、及び図柄組合せデータが記憶されている。

そして、第１リール図柄組合せテーブル（TBL_PICCMB_1）は、アドレス「１２０Ｄ（Ｈ）」～「１２３９（Ｈ）」まで設けられている（図１８０、図１８２～図１８４）。

【１８０１】

図１８５は、第２リール図柄配列テーブル（TBL_PICARG_2）を示す図であり、第１リール３１の図１８１に相当する図である。図１８５では、図１７６に示したリール図柄定義を併せて示している。

30

たとえば第２（中）リール３１の停止時に、基準位置（下段）に停止する図柄が１番の「チェリー」であるとき、有効ラインに停止する図柄は、２番の「スイカ」となる（図１１４及び図１１５参照）。

この場合において、基準位置（下段）に１番の「チェリー」が停止するときには、後述するプログラム（フローチャート）によって、有効ラインに停止する図柄に相当する値は、アドレス「１２３Ａ（Ｈ）」の下位４ビットの値であると特定されるように構成されている。アドレス「１２３Ａ（Ｈ）」の下位４ビットは、「@ZGR_07」すなわち「スイカ」に相当する（図１１４参照）。

40

また、基準位置（下段）に２番の「スイカ」が停止するときには、有効ラインに停止する図柄に相当する値は、アドレス「１２３Ｂ（Ｈ）」の上位４ビットの値であると特定されるように構成されている。アドレス「１２３Ｂ（Ｈ）」の上位４ビットは、「@ZGR_02」すなわち「黒BAR」に相当する。

【１８０２】

図１８６～図１８８は、第２リール図柄組合せテーブル（TBL_PICCMB_2）を示す図であり、第１リール３１の図１８２～図１８４に相当する図である。

第２リール図柄組合せテーブル（TBL_PICCMB_2）では、図１８７の図柄４群を例に挙げて説明する。

最初のアドレス「１２５５（Ｈ）」のＤ０～Ｄ７ビットと、次のアドレス「１２５６（Ｈ

50

)」のD 6及びD 7ビットには、第2（中）リール3 1のどの図柄が図柄4群の図柄組合せを構成する図柄であるかを示している。

図柄4群の図柄組合せは、

リプレイ08：「特図上」－「リプレイ」－「リプレイ」

リプレイ09：「ベルA」－「赤7／チェリー」－「青BAR／特図下」

リプレイ10：「リプレイ」－「赤7／チェリー」－「ベルB」

である（図117参照）。

【1803】

よって、図柄4群の図柄組合せにおいて、第2（中）リール3 1の図柄は、「リプレイ」、「赤7」、又は「チェリー」である。

このことから、アドレス「1255（H）」のリール図柄データ情報のうち、「赤7」に対応するD 5ビット、「リプレイ」に対応するD 4ビット、「チェリー」に対応するD 0ビットが「1」であり、リール図柄データ情報の他のビットは「0」となっている。

また、図柄4群のテーブルオフセットが記憶されたアドレス「1256（H）」から、図柄5群のテーブルオフセットが記憶されたアドレス「125B（H）」は、5つ先であるので、アドレス「1256（H）」に記憶されているテーブルオフセット値は、「5（H）」である。

【1804】

図柄4群には、第2（中）リール3 1の図柄が「青BAR」又は「黒BAR」である図柄組合せがないことから、第2（中）リール3 1の図柄が「青BAR」又は「黒BAR」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

アドレス「1255（H）」及びアドレス「1256（H）」に続く最初のアドレス「1257（H）」には、第2（中）リール3 1の図柄が「赤7」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄4群において、第2（中）リール3 1の図柄が「赤7」である図柄組合せは、リプレイ09及びリプレイ10であるので、アドレス「1257（H）」には、「@REP_09 OR @REP_10」が記憶されている。図178に示すように、「@REP_09」は「00000010（B）」であり、「@REP_10」は「00000100（B）」であるので、アドレス「1257（H）」には「00000110（B）」が記憶されている。

【1805】

次のアドレス「1258（H）」には、第2（中）リール3 1の図柄が「リプレイ」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄4群において、第2（中）リール3 1の図柄が「リプレイ」である図柄組合せは、リプレイ08であるので、アドレス「1258（H）」には、「@REP_08」が記憶されている。図178に示すように、「@REP_08」は「00000001（B）」であるので、アドレス「1258（H）」には当該値が記憶されている。

次に、図柄4群には、第2（中）リール3 1の図柄が「ベルA」、「ベルB」又は「スイカ」である図柄組合せがないことから、第2（中）リール3 1の図柄が「ベルA」、「ベルB」又は「スイカ」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

【1806】

次のアドレス「1259（H）」には、第2（中）リール3 1の図柄が「チェリー」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄4群において、第2（中）リール3 1の図柄が「チェリー」である図柄組合せは、リプレイ09及びリプレイ10であるので、アドレス「1259（H）」には、「@REP_09 OR @REP_10」が記憶されている。図178に示すように、「@REP_09」は「00000010（B）」であり、「@REP_10」は「00000100（B）」であるので、アドレス「1259（H）」には「00000110（B）」が記憶されている。

【1807】

10

20

30

40

50

次に、図柄４群には、第２（中）リール３１の図柄が「特図上」である図柄組合せがないことから、第２（中）リール３１の図柄が「特図上」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

さらに、第２（中）リール３１には、「特図下」は存在しない（図１１４参照）ことから、第２（中）リール３１の図柄が「特図下」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

以上のようにして、第２リール図柄組合せテーブル（TBL_PICCMB_2）は、アドレス「１２４４（Ｈ）」～「１２８Ｅ（Ｈ）」から構成されている（図１８０、図１８６～図１８８）。

【１８０８】

図１８９は、第３リール図柄配列テーブル（TBL_PICARG_3）を示す図であり、第１リール３１の図１８１に相当する図である。図１８９では、図１７６に示したリール図柄の定義データを併せて示している。

そして、たとえば右（第３）リール３１の停止時に、基準位置（下段）に停止する図柄が１番の「リプレイ」であるとき、有効ラインに停止する図柄も１番の「リプレイ」となる（図１１４及び図１１５参照）。

この場合において、基準位置（下段）に１番の「リプレイ」が停止するときは、後述するプログラム（フローチャート）によって、有効ラインに停止する図柄に相当する値は、アドレス「１２８Ｆ（Ｈ）」の下位４ビットの値であると特定されるように構成されている。アドレス「１２８Ｆ（Ｈ）」の下位４ビットは、「@ZGR_04」すなわち「リプレイ」に相当する（図１１４参照）。

また、基準位置（下段）に２番の「青BAR」が停止するときは、有効ラインに停止する図柄に相当する値は、アドレス「１２９０（Ｈ）」の上位４ビットの値であると特定されるように構成されている。アドレス「１２９０（Ｈ）」の上位４ビットは、「@ZGR_01」すなわち「青BAR」に相当する。

【１８０９】

なお、図１８１、図１８５、及び図１８９に示すように、第＃リール図柄配列テーブルでは、それぞれ、先頭アドレスで特定している図柄番号が異なっている。

具体的には、第１リール図柄配列テーブルの先頭アドレス「１２０３（Ｈ）」では、２番図柄から図柄データを記憶している。制御図柄番号（BF_PICTURE）が「０」であるときは、左リール３１における有効ライン上の図柄の図柄番号は２番になるためである。

また、第２リール図柄配列テーブルの先頭アドレス「１２３Ａ（Ｈ）」では、１番図柄から図柄データを記憶している。制御図柄番号（BF_PICTURE）が「０」であるときは、中リール３１における有効ライン上の図柄の図柄番号は１番になるためである。

さらにまた、第３リール図柄配列テーブルの先頭アドレス「１２８Ｆ（Ｈ）」では、０番図柄から図柄データを記憶している。制御図柄番号（BF_PICTURE）が「０」であるときは、右リール３１における有効ライン上の図柄の図柄番号は０番になるためである。

【１８１０】

このように、図柄配列テーブルに記憶しておく図柄データを、必要に応じてずらして（差分を考慮して）記憶しておくことで、取得した制御図柄番号（BF_PICTURE）ごとに補正を行う（差分を加算又は減算する）必要がなくなる。よって、基準位置（下段）に停止する図柄の図柄番号に基づいた簡単な演算により、有効ライン上の図柄データを取得することが可能となり、プログラム処理の簡素化及びROM５４の容量の削減を図ることができる。

また、各リール３１の図柄配列テーブルに記憶される図柄データの順番は、基準ラインと有効ラインとに応じて定められる。なお、基準ライン（基準位置）や有効ラインは自由に定めることができる。ただし、基準ラインは、水平ラインであることが好ましい。

ここで、本実施形態の有効ラインは、図１１５に示すように「左上段」－「中中段」－「右下段」である。また、基準ラインは、「左下段」－「中下段」－「右下段」である。このため、第１リール図柄配列テーブルでは差分が「＋２」となり、第２リール図柄配列テ

10

20

30

40

50

ーブルでは差分が「+1」となり、第3リール図柄配列テーブルでは差分が「0」となる。換言すれば、差分は、有効ラインの位置と基準位置とのずれ量（段数）を指す。

したがって、たとえば有効ラインが仮に「左中段」－「中中段」－「右中段」であるときは、各リール31の図柄配列テーブルの差分は、いずれも「+1」となる。この場合、各リール31の図柄配列テーブルには、いずれも1番図柄の図柄データから順に記憶される。また、たとえば基準ラインが中段ライン（「左中段」－「中中段」－「右中段」）であり、かつ、有効ラインが「左中段」－「中中段」－「右中段」であるときは、各リール31の図柄配列テーブルの差分は、いずれも「0」となる（差分を有さない）。この場合、各リール31の図柄配列テーブルには、いずれも0番図柄の図柄データから順に記憶される。

10

以上は、後述する図228（第27実施形態の例1）についても当てはまる。

【1811】

一方、後述する図229（第27実施形態の例2）に示すように、左リール31、中リール31、及び右リール31の各図柄配列テーブルにおいて、いずれも、図柄番号「0」の図柄データから順に記憶しておき、かつ、各リール31に対応する差分データを記憶しておく方法も挙げられる。そして、図柄データを取得するときは、基準位置に停止する図柄の図柄番号に対して当該リール31の差分データを加算又は減算することにより、有効ライン上の図柄の図柄データを取得する。このようにした場合には、有効ラインに変更があっても、差分データを変更するだけでよいので、開発工数を削減することができる。

20

【1812】

図229（第27実施形態の例2）において、差分データは、上述した「差分」の値に相当する。すなわち、各リール31の図柄配列テーブルにおいて、左リール31の差分データは「+2」であり、中リール31の差分データは「+1」であり、右リール31の差分データは「0」である。

したがって、上述と同様に、基準ラインが「左下段」－「中下段」－「右下段」であり、有効ラインがたとえば「左中段」－「中中段」－「右中段」であるときは、各リール31の図柄配列テーブルの差分データは、いずれも「+1」となる。また、基準ラインがたとえば中段ライン（「左中段」－「中中段」－「右中段」）であり、かつ、有効ラインがたとえば「左中段」－「中中段」－「右中段」であるときは、各リール31の図柄配列テーブルの差分データは、いずれも「0」となる。この場合には、差分データを設ける必要はなく、差分データを加算又は減算する処理も不要となる。

30

【1813】

図190～図192は、第3リール図柄組合せテーブル（TBL_PICCMB_3）を示す図であり、第1リール31の図182～図184に相当する図である。

第3リール図柄組合せテーブル（TBL_PICCMB_3）では、図191の図柄5群を例に挙げて説明する。

最初のアドレス「12B5（H）」のD0～D7ビットと、次のアドレス「12B6（H）」のD6及びD7ビットには、第3（右）リール31のどの図柄が図柄5群の図柄組合せを構成する図柄であるかを示している。

図柄5群の図柄組合せは、

40

小役01：「スイカ」－「チェリー」－「ベルA」

小役02：「スイカ」－「ベルA」－「青BAR／特図下」

小役03：「ベルA」－「ベルA」－「ベルA」

小役04：「スイカ」－「ベルA」－「ベルA」

小役05：「ベルA」－「リプレイ」－「青BAR／特図下」

小役06：「ベルA」－「ベルA」－「青BAR／特図下」

小役07：「スイカ」－「チェリー」－「ベルB」

小役08：「スイカ」－「ベルA」－「黒BAR／赤7／スイカ／特図上」

である（図118参照）。

【1814】

50

よって、図柄 5 群の図柄組合せにおける第 3（右）リール 3 1 の図柄は、「ベル A」、「青 B A R」、「特図下」、「ベル B」、「黒 B A R」、「赤 7」、「スイカ」又は「特図上」である。

このことから、アドレス「1 2 B 5（H）」のリール図柄データ情報のうち、「青 B A R」に相当する D 7 ビット、「黒 B A R」に対応する D 6 ビット、「赤 7」に相当する D 5 ビット、「ベル A」に相当する D 3 ビット、「ベル B」に相当する D 2 ビット、「スイカ」に相当する D 1 ビットが「1」となっている。

また、アドレス「1 2 B 6（H）」のリール図柄データ情報のうち、「特図上」に相当する D 7 ビット、及び「特図下」に対応する D 6 ビットが「1」となっている。

さらにまた、図柄 6 群のテーブルオフセットが記憶されたアドレス「1 2 C 0（H）」は、図柄 5 群のテーブルオフセットが記憶されたアドレス「1 2 B 6（H）」から 1 0 アドレス先であるので、アドレス「1 2 B 6（H）」に記憶されているテーブルオフセット値は、「0 A（H）」である。

【1 8 1 5】

図柄 5 群には、第 3（右）リール 3 1 の図柄が「リプレイ」である図柄組合せがないことから、第 3（右）リール 3 1 の図柄が「リプレイ」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

また、右リール 3 1 には「チェリー」が設けられていないことから（図 1 1 4 参照）、第 3（右）リール 3 1 の図柄が「チェリー」である図柄組合せを特定するための図柄組合せデータが記憶されているアドレスは設けられていない。

まず、アドレス「1 2 B 5（H）」及び「1 2 B 6（H）」に続く最初のアドレス「1 2 B 7（H）」には、第 3（右）リール 3 1 の図柄が「青 B A R」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 5 群において、第 3（右）リール 3 1 の図柄が「青 B A R」である図柄組合せは、小役 0 2、小役 0 5、及び小役 0 6 であるので、アドレス「1 2 B 7（H）」には、「@WIN_02 OR @WIN_05 OR @WIN_06」が記憶されている。図 1 7 8 に示すように、「@WIN_02」は「0 0 0 0 0 0 1 0（B）」であり、「@WIN_05」は「0 0 0 1 0 0 0 0（B）」であり、「@WIN_06」は「0 0 1 0 0 0 0 0（B）」であるので、アドレス「1 2 B 7（H）」には「0 0 1 1 0 0 1 0（B）」が記憶されている。

【1 8 1 6】

次のアドレス「1 2 B 8（H）」には、第 3（右）リール 3 1 の図柄が「黒 B A R」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 5 群において、第 3（右）リール 3 1 の図柄が「黒 B A R」である図柄組合せは、小役 0 8 であるので、アドレス「1 2 B 8（H）」には、「@WIN_08」が記憶されている。図 1 7 8 に示すように、「@WIN_08」は「1 0 0 0 0 0 0 0（B）」であるので、アドレス「1 2 B 8（H）」には当該値が記憶されている。

次のアドレス「1 2 B 9（H）」には、第 3（右）リール 3 1 の図柄が「赤 7」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 5 群において、第 3（右）リール 3 1 の図柄が「赤 7」である図柄組合せは、小役 0 8 であるので、アドレス「1 2 B 9（H）」には、上記と同様に、「1 0 0 0 0 0 0 0（B）」が記憶されている。

【1 8 1 7】

次のアドレス「1 2 B A（H）」には、第 3（右）リール 3 1 の図柄が「ベル A」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄 5 群において、第 3（右）リール 3 1 の図柄が「ベル A」である図柄組合せは、小役 0 1、小役 0 3、及び小役 0 4 であるので、アドレス「1 2 B A（H）」には、「@WIN_01 OR @WIN_03 OR @WIN_04」が記憶されている。図 1 7 8 に示すように、「@WIN_01」は「0 0 0 0 0 0 0 1（B）」であり、「@WIN_03」は「0 0 0 0 0 1 0 0（B）」であり、「@WIN_04」は「0 0 0 0 1 0 0 0（B）」であるので、アドレス「1 2 B A（H）」には「0 0 0 0 1 1 0 1（B）」が記憶されている。

【1 8 1 8】

次のアドレス「12BB(H)」には、第3(右)リール31の図柄が「ベルB」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄5群において、第3(右)リール31の図柄が「ベルB」である図柄組合せは、小役07であるので、アドレス「12BB(H)」には、「@WIN_07」が記憶されている。図178に示すように、「@WIN_07」は「01000000(B)」であるので、アドレス「12BB(H)」には当該値が記憶されている。

次のアドレス「12BC(H)」には、第3(右)リール31の図柄が「スイカ」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄5群において、第3(右)リール31の図柄が「スイカ」である図柄組合せは、小役08であるので、アドレス「12BC(H)」には、「@WIN_08」が記憶されている。図178に示すように、「@WIN_08」は「10000000(B)」であるので、アドレス「12BC(H)」には当該値が記憶されている。

【1819】

次のアドレス「12BD(H)」には、第3(右)リール31の図柄が「特図上」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄5群において、第3(右)リール31の図柄が「特図上」である図柄組合せは、小役08であるので、アドレス「12BD(H)」と同様に、アドレス「12BD(H)」には「10000000(B)」が記憶されている。

次のアドレス「12BE(H)」には、第3(右)リール31の図柄が「特図下」である図柄組合せを特定するための図柄組合せデータが記憶されている。図柄5群において、第3(右)リール31の図柄が「特図下」である図柄組合せは、小役02、小役05、及び小役06であるので、アドレス「12BE(H)」には、「@WIN_02 OR @WIN_05 OR @WIN_06」が記憶されている。図178に示すように、「@WIN_02」は「00000010(B)」であり、「@WIN_05」は「00010000(B)」であり、「@WIN_06」は「00100000(B)」であるので、アドレス「12BE(H)」には「00110010(B)」が記憶されている。

以上のようにして、第3リール図柄組合せテーブル(TBL_PICCMB_3)は、アドレス「1299(H)」～「12DE(H)」から構成されている(図180、図190～図192)。

【1820】

図193は、払出し枚数テーブル(TBL_WIN_CTL)を示す図である。第25実施形態では、有効ラインに停止する図柄組合せが決定された後、換言すれば、すべてのリール31の停止位置が決定し、停止図柄データ(_WK_STOP_PIC1～9)を更新した後、当該図柄組合せに対応する払出しを有するか否かを、この払出し枚数テーブルを用いて判断する。まず、アドレス「1400(H)」に記憶された「6」は、検査回数を意味する。払出しを有するか否かを、最大で6回検査するという意味である。

この6回とは、

1回目：小役01～小役08(15枚)(停止図柄データ(第5群)のD0～D7)

2回目：小役09～小役12(15枚)(停止図柄データ(第6群)のD0～D3)

3回目：小役13～小役16(3枚)(停止図柄データ(第6群)のD4～D7)

4回目：小役17～小役24(3枚)(停止図柄データ(第7群)のD0～D7)

5回目：小役25～小役32(1枚)(停止図柄データ(第8群)のD0～D7)

6回目：小役33～小役34(1枚)(停止図柄データ(第9群)のD0～D1)

に相当する。

特に、(停止図柄データ(第6群)において、D0～D3ビット(小役09～小役12)と、D4～D7ビット(小役13～小役16)は、払出し枚数が異なることから、分けて検査する。

【1821】

次のアドレス「1401(H)」は、上位3ビット(*32)が移行バイト数を示し、下位5ビットが払出し枚数を示している。ここでは、上位3ビットが「0*32」であるの

10

20

30

40

50

で「000 (B)」であり、下位5ビットは払出し枚数が「15 (D)」であるので「01111 (B)」である。よって、実際には、アドレス「1401 (H)」には、「00001111 (B)」が記憶されている。

【1822】

移行バイト数と払出し数との構成は、アドレス「1403 (H)」、「1405 (H)」、「1407 (H)」、「1409 (H)」、「140B (H)」も同じである。たとえば「1407 (H)」では、上位3ビット（移行バイト数）が「1*32」であるので「001 (B)」であり、下位5ビット（払出し枚数）は「3 (D)」であるので「00011 (B)」となる。よって、アドレス「1407 (H)」には、「00100011 (B)」が記憶されている。

10

【1823】

ここで、「移行バイト数」とは、その停止図柄データのアドレスからの移行バイト数を意味する。この例では、停止図柄データのアドレスの初期値は、停止図柄データ（第5群）（_WK_STOP_PIC5）のアドレス「F0BB (H)」である。停止図柄データ（第1群）（_WK_STOP_PIC1）～停止図柄データ（第4群）（_WK_STOP_PIC4）は、払出しのない役（RB、1BB、又はリプレイ）であるから、払出しを有するか否かの検査対象にはならない。よって、検査対象となる停止図柄データの初期値は、停止図柄データ（第5群）のアドレスとなる。本実施形態では、払出しを有する役（小役）の図柄群を、第5群～第9群にまとめていることにより、払出し処理を簡素化することができる。

このため、たとえばアドレス「1401 (H)」で指定される移行バイト数は「0」であるが、これは、停止図柄データ（第5群）（_WK_STOP_PIC5）のアドレス「F0BB (H)」から移行させない、という意味である。

20

また、アドレス「1403 (H)」で指定される移行バイト数は「1」であるので、停止図柄データ（第5群）（_WK_STOP_PIC5）のアドレス「F0BB (H)」に「1」を加算して、検査対象となるアドレスは、「F0BC (H)」（停止図柄データ（第6群）（_WK_STOP_PIC6））となる。

【1824】

さらにまた、「指定データ」とは、検査対象となる図柄組合せに対応するビット（検査データ）を意味する。たとえばアドレス「1402 (H)」は、「@_PIC5」であるので、図176に示すように、「11111111 (B)」である。

30

この場合、全リール31の停止時における停止図柄データ（第5群）（_WK_STOP_PIC5）と、アドレス「1402 (H)」に記憶されているデータ、すなわち停止図柄データ（第5群）の検査データ「11111111 (B)」とをAND演算する。そして、演算結果が「0」であるときは、第5群の図柄組合せに対応する払出しはないと判断する。一方、演算結果が「0」でないときは、アドレス「1401 (H)」の下位5ビットに記憶されている値、すなわち「15」枚の払出しがあると判断する。

【1825】

次のアドレス「1403 (H)」では、移行バイト数は「1」、払出し数は「15」である。また、指定データ（アドレス「1404 (H)」）は、「@WIN_09_12」である。よって、アドレス「F0BC (H)」の停止図柄データ（第6群）と、「@WIN_09_12」すなわち「00001111 (B)」（図178）とをAND演算した結果、「0」でないときは、15枚を払い出すことを意味する。

40

上述したように、停止図柄データ（第6群）は、小役09～小役16であるが、これらの小役のうち、小役09～小役12の入賞時の払出し数が15枚であり、小役13～小役16の入賞時の払出し数は3枚であることから、アドレス「1404 (H)」では、15枚の払出し対象となる小役として、小役09～小役12を指定している。

【1826】

次のアドレス「1405 (H)」では、移行バイト数は「0」、払出し数は「3」である。また、指定データ（アドレス「1406 (H)」）は、「@WIN_13_16」である。よって、アドレス「F0BC (H)」の停止図柄データ（第6群）と、「@WIN_13_16」

50

すなわち「11110000 (B)」(図178)とをAND演算した結果、「0」でないときは、3枚を払い出すことを意味する。

以上のようにして、アドレス「1407 (H)」～「140C (H)」においても、残りの小役と払出し数について、移行バイト数、取得データ、及び指定データが定められている。

【1827】

続いて、第25実施形態における制御処理(プログラム)を、フローチャートを用いて説明する。

図194は、リール停止受付チェック(M_STOP_PIC)を示すフローチャートである。第25実施形態では、図139(第23実施形態)中、ステップS752に進んだときは、図194のフローチャートに進む。

なお、図194において、ステップS1013は図146のステップS792と同じである。また、ステップS1014は図146のステップS793と同じである。さらにまた、ステップS1017は、図146のステップS794と同じである。

さらに、図194では図示を省略するが、ステップS1012の後、図146のステップS791の処理(待機時間を経過したか否かの判断)を実行する。

【1828】

ここで、図146のステップS791に示す待機処理とは、1BBの入賞を許可する条件が成立していない場合において1BBがテンパイしたときは待機時間を設定し(図147のステップS809及びS810)、その待機時間を経過したか否かの判断である。

これに対し、図194のステップS1012に示す待機時間は、ステップS1011における割込み待ち処理を終了したか否かの判断である。

また、図194では、ステップS1024の停止図柄セット(M_STOPPIC_SET)に進むと、図195の処理を実行するが、第25実施形態の停止図柄セット(M_STOPPIC_SET)は、図147の処理に加えて、図195の処理を実行するものとする。

【1829】

以下、説明の一部が図146の説明と重複するが、図194の処理について説明する。

図194のリール停止受付チェック(M_STOP_PIC)は、ストップスイッチ42が停止受付可能であるか否かを判断し、ストップスイッチ42の操作を検知すると、停止図柄セット処理に移行する処理である。

図194において、ステップS1011では、割込み待ち処理を実行する。割込み待ち処理は、図39(第11実施形態)のステップS239の処理と同じである。ただし、第25実施形態では、第23実施形態と同様に、割込み周期は「1.1175」msである。そして、次のステップS1012では、次の割込みが到来したか否か(割込み待ちの待機時間が「0」となったか否か)を判断する。次の割込みが到来していないと判断したときは本フローチャートを終了する。これに対し、ステップS1011で割込み待ち処理を開始した後、次の割込みが到来したときはステップS1013に進む。

【1830】

なお、この割込み待ち処理により、複数のストップスイッチ42が同時に押されたときでも、複数のリール31が同時に停止しないようにすることができる。ステップS1015以降の処理によって1つのリール31について停止制御が実行され、次にステップS794に戻ると、ステップS1011の割込み待ち処理によって、立ち上がりデータAがクリアされるためである。

また、ステップS1012以降の処理は一遍に実行されるので、次の割込み待ち処理(ステップS1011)までは、割込み処理が実行されないようにする(実行されにくくする)ことができる。これにより、最初にステップS1016で立ち上がりデータAを取得した後、次にステップS1016で立ち上がりデータAを取得するまでの間に割込み処理が入り、最初のステップS1016で取得したデータと次のステップS1016で取得したデータとが異なってしまうことをなくすることができる。

【1831】

10

20

30

40

50

ステップ S 1 0 1 3 では、全モータインデックス通過チェックを行う。ここでは、以下の処理を実行する。

(1) 第 1 リール図柄番号 (通過位置用) (`_NB_RL1_PASPIC`) (図 1 3 5) を A レジスタに記憶する。

(2) A レジスタ値と第 2 リール図柄番号 (通過位置用) (`_NB_RL2_PASPIC`) (図 1 3 6) との OR (論理和) 演算をする。そして、演算結果を A レジスタに記憶する。

(3) A レジスタ値と第 3 リール図柄番号 (通過位置用) (`_NB_RL3_PASPIC`) (図 1 3 7) との OR (論理和) 演算をする。そして、演算結果を A レジスタに記憶する。

(4) A レジスタ値に「1」を加算する。

【1 8 3 2】

ここで、第 1 リール図柄番号 (通過位置用) (`_NB_RL1_PASPIC`)、第 2 リール図柄番号 (通過位置用) (`_NB_RL2_PASPIC`)、及び第 3 リール図柄番号 (通過位置用) (`_NB_RL3_PASPIC`) は、第 # リールモータインデックスに変化がある前は、「FF (H)」すなわち「1 1 1 1 1 1 1 1 (B)」となっている。

したがって、少なくとも 1 つのデータが「1 1 1 1 1 1 1 1 (B)」であれば、上記 (3) までの演算結果は「1 1 1 1 1 1 1 1 (B)」となり、(4) に示すように「1」を加算すると「0」になる。このため、少なくとも 1 つのリール 3 1 について、第 # リールモータインデックスに変化がある前は、上記演算結果が「0」となり、すべてのリール 3 1 について、第 # リールモータインデックスに変化があった後は、上記演算結果は「0」以外の値となる。

【1 8 3 3】

なお、第 # リールモータインデックスに変化があったときは、第 # リール図柄番号 (通過位置用) には、図 1 5 5 のステップ S 8 9 7 に示すように、「1 0 (D)」(立ち上がり時) 又は「0」(立ち下がり時) が記憶される。そして、1 図柄分移動したと判断されるごとに、第 # リール図柄番号 (通過位置用) は「1」減算される。このようにして、第 # リールモータインデックスの変化後は、第 # リール図柄番号 (通過位置用) は、「0」(0 0 0 0 0 0 0 0 (B)) ~ 「1 9 (D)」(0 0 0 1 0 0 1 1 (B)) を循環することになる。したがって、第 # リールモータインデックスの変化後は、上記の (1) ~ (3) の OR 演算で「1 1 1 1 1 1 1 1 (B)」になることはない。

【1 8 3 4】

次にステップ S 1 0 1 4 に進み、ストップスイッチ 4 2 の停止受け付けが可能であるか否かを判断する。この判断は、ステップ S 1 0 1 3 の上記 (4) の演算において「0」であるか (ゼロフラグが「1」であるか) 否かを判断する。「0」である (ゼロフラグが「1」である) ときは、ストップスイッチ 4 2 の停止受け付けが可能でないと判断する。換言すれば、全リール 3 1 について、第 # リールモータインデックスに変化があったときは、ストップスイッチ 4 2 の停止受け付けが許可される。

ステップ S 1 0 1 4 において、ストップスイッチ 4 2 の停止受け付けが可能であると判断したときはステップ S 1 0 1 5 に進み、ストップスイッチ 4 2 の停止受け付けが可能でないと判断したときはステップ S 1 0 2 1 に進む。

【1 8 3 5】

ステップ S 1 0 1 5 では、第 1 リール番号及び第 1 リールビットのセットを行う。ここでは、以下の処理を実行する。

(1) HL レジスタに、リール停止フラグ (`_FL_STOP_LP`) のアドレス「F 0 A D (H)」を記憶する。

(2) B レジスタに「0 0 0 0 0 0 0 1 (B)」を記憶する。

ここで、B レジスタ値は、停止／制御リール番号データ (`_NB_STOP_REEL`) の値 (「1」(第 1 リール 3 1) ~ 「3」(第 3 リール 3 1) のいずれか) に対応する値である。

(3) C レジスタに「0 0 0 0 0 0 0 1 (B)」を記憶する。

ここで、C レジスタ値は、ストップスイッチ 4 2 に対応する値である。C レジスタ値が「0 0 0 0 0 0 0 1 (B)」のときは第 1 (左) リール 3 1 に対応し、「0 0 0 0 0 0 1 0

10

20

30

40

50

（Ｂ）」のときは第２（中）リール３１に対応し、「０００００１００（Ｂ）」のときは第３（右）リール３１に対応する。

【１８３６】

次にステップＳ１０１６に進み、図１３３におけるアドレス「Ｆ０１７（Ｈ）」の入力ポート立ち上がりデータＡ（_PT_IN_A_UP）を取得する。ここでは、入力ポート立ち上がりデータＡの値をＡレジスタに記憶する。

次のステップＳ１０１７では、ストップスイッチ４２の立ち上がりがあるか否か（ストップスイッチ４２の立ち上がりデータがオンであるか否か）を判断する。

ここでは、以下の処理を実行する。

（１）ＨＬレジスタ値が示すアドレス（Ｆ０ＡＤ（Ｈ））に記憶されているデータ（リール停止フラグ（_FL_STOP_LP））と、Ａレジスタ値（入力ポート立ち上がりデータＡ）とをＡＮＤ（論理積）演算する。その演算結果をＡレジスタ値に記憶する。

10

（２）Ａレジスタ値とＣレジスタ値をＡＮＤ（論理積）演算する。演算結果をＡレジスタ値に記憶する。

【１８３７】

ここで、たとえばステップＳ１０１６～Ｓ１０１９のループ処理が１回目のときは、Ｃレジスタ値は「００００００１（Ｂ）」であるので、第１（左）リール３１に対応するストップスイッチ４２の立ち上がりデータがＡレジスタ値に記憶される。

また、当該ループ処理が２回目のときは、Ｃレジスタ値は「００００００１０（Ｂ）」に更新されており、第２（中）リール３１に対応するストップスイッチ４２の立ち上がりデータがＡレジスタ値に記憶される。

20

さらにまた、当該ループ処理が３回目のときは、Ｃレジスタ値は「０００００１００（Ｂ）」に更新されており、第３（右）リールに対応するストップスイッチ４２の立ち上がりデータがＡレジスタ値に記憶される。

さらに、当該ループ処理が３回目のステップＳ１０１９では、Ｃレジスタ値は「００００１０００（Ｂ）」に更新され、全リール３１の処理が終了した（ステップＳ１０１９で「Ｙｅｓ」）と判断される。

（３）上記（２）の演算の結果、「０」でない（ゼロフラグ≠「１」）と判断したときは、ストップスイッチ４２の立ち上がりありと判断し、ステップＳ１０２２に進む。一方、演算の結果、「０」である（ゼロフラグ＝「１」）と判断したときは、ストップスイッチ４２の立ち上がりなしと判断し、ステップＳ１０１８に進む。

30

【１８３８】

ステップＳ１０１８では、次のリール番号及びリールビットをセットする。この処理は、Ｂレジスタ値に「１」を加算する処理である。したがって、１回目のステップＳ１０１６～Ｓ１０１９のループ時には、「０００００００１（Ｂ）」から「００００００１０（Ｂ）」に更新され、２回目のループ時には、「００００００１０（Ｂ）」から「００００００１１（Ｂ）」に更新される。

【１８３９】

次にステップＳ１０１９に進み、全リール３１について処理を終了したか否かを判断する。ここでは、以下の処理を実行する。

40

（１）Ｃレジスタ値を左に「１」ずらすシフト演算を行う。したがって、１回目のループ時には「０００００００１（Ｂ）」から「００００００１０（Ｂ）」に更新され、２回目のループ時には「００００００１０（Ｂ）」から「０００００１００（Ｂ）」に更新され、３回目のループ時は「０００００１００（Ｂ）」から「００００１０００（Ｂ）」に更新される。

（２）Ｃレジスタ値のＤ３ビットが「１」のとき、「Ｙｅｓ」（全リール３１の処理が終了した）と判断する。

ステップＳ１０１９で「Ｎｏ」と判断されたときはステップＳ１０１６に戻り、「Ｙｅｓ」と判断されたときはステップＳ１０２０に進む。

【１８４０】

50

ステップ S 1 0 2 0 では、リール停止フラグ (_FL_STOP_LP) を取得する。この時点で、HL レジスタにはリール停止フラグのアドレス値が記憶されているので (ステップ S 1 0 1 5)、HL レジスタ値が示すアドレスに記憶されている値を A レジスタに記憶する。次にステップ S 1 0 2 1 に進み、停止受付情報データ (_PT_STOP_STS) を保存する。この処理は、A レジスタ値をアドレス「F 0 1 E (H)」(停止受付情報データ (_PT_STOP_STS)) に記憶する処理である。この処理により、リール停止フラグ (_FL_STOP_LP) の値と停止受付情報データ (_PT_STOP_STS) の値が同一となる。

そして本フローチャートによる処理を終了する。

【 1 8 4 1 】

一方、ステップ S 1 0 1 7 においてストップスイッチ 4 2 の立ち上がりがあると判断され、ステップ S 1 0 2 2 に進むと、ストップスイッチ 4 2 の受け付けを実行する。ここでは、以下の処理を実行する。

(1) リール停止フラグ (_FL_STOP_LP) を最新の情報にする。

ここでは、A レジスタ値 (ステップ S 1 0 1 7 において、リール停止フラグ (_FL_STOP_LP) と入力ポート立ち上がりデータ A とを AND 演算し、さらにその演算結果と C レジスタ値とを AND 演算した値) と、リール停止フラグ (_FL_STOP_LP) とを XOR (排他的論理和) 演算を行い、その結果を A レジスタに記憶し、かつ A レジスタ値をリール停止フラグ (_FL_STOP_LP) に記憶する。

【 1 8 4 2 】

たとえば、ステップ S 1 0 1 7 において、

リール停止フラグ : 0 0 0 0 0 1 1 1 (B)

入力ポート立ち上がりデータ A : 0 0 0 0 0 0 0 1 (B)

であるとき、両者を AND 演算すると、「0 0 0 0 0 0 0 1 (B)」となる。

さらに、C レジスタ値が「0 0 0 0 0 0 0 1 (B)」である場合、両者を AND 演算すると、「0 0 0 0 0 0 0 1 (B)」となる。

さらに、この値と、リール停止フラグ「0 0 0 0 0 1 1 1 (B)」とを XOR 演算すると、「0 0 0 0 0 1 1 0 (B)」となる。この値が更新後のリール停止フラグとなる。

(2) 停止 / 制御リール番号データ (_NB_STOP_REEL) を最新の情報に更新する。この処理は、B レジスタ値を停止 / 制御リール番号データに記憶する処理である。

【 1 8 4 3 】

次にステップ S 1 0 2 3 に進み、図柄組合せ制御を実行する。ここでは、以下の処理を実行する。

(1) リール駆動状態 (_WK_RL#_STS) (図 1 3 5 ~ 図 1 3 7) に「減速開始」すなわち「4 (D)」をセットする。

(2) 停止位置となる図柄番号を、第 # リール図柄番号 (停止位置用) (_NB_RL#_STPPIC) (図 1 3 5 ~ 図 1 3 7) に保存する。

(3) 第 # リール図柄番号 (停止位置用) (_NB_RL#_STPPIC) から「1」を減算した値を A レジスタ値に記憶する。なお、図柄番号「0」から「1」を減算した場合には、「1 9 (D)」(図柄番号の最大値) となるように減算 (特殊減算) を実行する。

この処理は、第 # リール図柄番号 (停止位置用) (中段) から「1」を減算することによって制御図柄番号 (_BF_PICTURE) (下段) を求める演算である。この時点で、A レジスタに制御図柄番号が記憶される。たとえば、第 # リール図柄番号 (停止位置用) が「4」であるときには、制御図柄番号として「3」が記憶される。また、第 # リール図柄番号 (停止位置用) が「0」であるときには、制御図柄番号として「1 9」が記憶される。

そして、ステップ S 1 0 2 4 の停止図柄セット (M_STOPPIC_SET) (図 1 9 5) に進む。

【 1 8 4 4 】

図 1 9 4 の例では、複数のストップスイッチ 4 2 が同時押しされた場合でも、1 つのリール 3 1 に対応してリール停止制御を実行することができる。

ここで、「同時押し」とは、同一割込み処理において、複数 (この例では 2 つとする) の

10

20

30

40

50

ストップスイッチ 4 2 の立ち上がりデータがオンになった場合を指す。

以下に、

1. 全リール 3 1 の回転中に、左及び中ストップスイッチ 4 2 が同時押しされた場合
2. 左リール 3 1 が停止しており、中及び右リール 3 1 が回転中の場合において、中及び右ストップスイッチ 4 2 が同時押しされた場合
3. 左リール 3 1 が停止しており、中及び右リール 3 1 が回転中の場合において、左及び中ストップスイッチ 4 2 が同時押しされた場合

の例を挙げて説明する。

【1845】

1. 全リール 3 1 の回転中に、左及び中ストップスイッチ 4 2 が同時押しされた場合

図 194 において、ステップ S 1014 で「Yes」と判断され、ステップ S 1015 に進むと、上述したように、

(1) HLレジスタに、リール停止フラグ (_FL_STOP_LP) のアドレス「FOAD (H)」を記憶する。

(2) Bレジスタに「00000001 (B)」を記憶する。

(3) Cレジスタに「00000001 (B)」を記憶する。

【1846】

次のステップ S 1016 では、入力ポート立ち上がりデータ A の値を A レジスタに記憶する。ここで、左及び中ストップスイッチ 4 2 が同時押しされたときは、入力ポート立ち上がりデータ A (A レジスタ値) は、「00000011 (B)」である。

次のステップ S 1017 では、以下の処理を実行する。

(1) HLレジスタ値が示すアドレス (FOAD (H)) に記憶されているデータ (リール停止フラグ (_FL_STOP_LP)) と、A レジスタ値 (入力ポート立ち上がりデータ A) とを AND (論理積) 演算する。その演算結果を A レジスタ値に記憶する。

この時点でのリール停止フラグ (_FL_STOP_LP) は「00000111 (B)」である。よって、この値と A レジスタ値「00000011 (B)」とを AND 演算すると、「00000011 (B)」となる。この演算後の値が A レジスタ値となる。

(2) A レジスタ値と C レジスタ値を AND (論理積) 演算し、演算結果を A レジスタ値に記憶する。よって、A レジスタ値「00000011 (B)」と C レジスタ値「00000001 (B)」との AND 演算結果「00000001 (B)」を A レジスタ値とする。

【1847】

そして、ステップ S 1017 では、上記演算の結果、「0」でないので (ゼロフラグ ≠ 「1」)、ストップスイッチ 4 2 の立ち上がりありと判断し、ステップ S 1022 に進む。

ステップ S 1022 では、リール停止フラグ (_FL_STOP_LP) を最新の情報にする。

ここでは、A レジスタ値 (00000001 (B)) と、リール停止フラグ (_FL_STOP_LP) (00000111 (B)) とを XOR (排他的論理和) 演算し、その演算結果「00000110 (B)」を A レジスタに記憶し、かつ A レジスタ値をリール停止フラグ (_FL_STOP_LP) に記憶する。

次に、B レジスタ値 (00000001 (B)) を停止／制御リール番号データに記憶する。

【1848】

以上のようにして、全リール 3 1 の回転中に左及び中ストップスイッチ 4 2 が同時押しされたときは、左ストップスイッチ 4 2 の操作に対応する左リール 3 1 の停止制御が実行される。換言すれば、中ストップスイッチ 4 2 の操作に対応する中リール 3 1 の停止制御は、このタイミングでは実行されない。

また、ステップ S 1022 の処理により、リール停止フラグ (_FL_STOP_LP) は、左ストップスイッチ 4 2 が受付済み「0」を示すデータ「00000110 (B)」に更新される。

さらにまた、左リール 3 1 の停止制御の実行後、再度、ステップ S 752 に戻ったときは

、一般的には、一割込み時間を経過しているので、立ち上がりデータAはクリアされている。しかし、仮に一割込み時間を経過する前であっても、ステップS752に進んだときは、ステップS1011及びS1012により立ち上がりデータAがクリアされるので、再度、中ストップスイッチ42が操作されない限り、中リール31の停止制御は実行されない。

【1849】

2. 左リール31が停止しており、中及び右リール31が回転中の場合において、中及び右ストップスイッチ42が同時押しされた場合

図194において、ステップS1014で「Yes」と判断され、ステップS1015に進むと、上述したように、

(1) HLレジスタに、リール停止フラグ(_FL_STOP_LP)のアドレス「FOAD(H)」を記憶する。

(2) Bレジスタに「00000001(B)」を記憶する。

(3) Cレジスタに「00000001(B)」を記憶する。

【1850】

次のステップS1016では、入力ポート立ち上がりデータAの値をAレジスタに記憶する。ここで、中及び右ストップスイッチ42が同時押しであるので、入力ポート立ち上がりデータA(Aレジスタ値)は、「00000110(B)」である。

次のステップS1017では、以下の処理を実行する。

(1) HLレジスタ値が示すアドレス(FOAD(H))に記憶されているデータ(リール停止フラグ(_FL_STOP_LP))と、Aレジスタ値(入力ポート立ち上がりデータA)とをAND(論理積)演算する。その演算結果をAレジスタ値に記憶する。

この時点でのリール停止フラグ(_FL_STOP_LP)は「00000110(B)」である。よって、この値とAレジスタ値「00000110(B)」とをAND演算すると、「00000110(B)」となる。この演算後の値がAレジスタ値となる。

(2) Aレジスタ値とCレジスタ値をAND(論理積)演算し、演算結果をAレジスタ値に記憶する。よって、Aレジスタ値「00000110(B)」とCレジスタ値「00000001(B)」とのAND演算結果「00000000(B)」をAレジスタ値とする。

【1851】

そして、ステップS1017では、上記演算の結果、「0」であるので(ゼロフラグ=「1」)、ストップスイッチ42の立ち上がりなしと判断し、ステップS1018に進む。ステップS1018では、Bレジスタ値に「1」を加算する。したがって、Bレジスタ値は「00000010(B)」に更新される。

次にステップS1019に進み、全リール31について処理を終了したか否かを判断する。

ここでは、まず、Cレジスタ値を左に「1」ずらすシフト演算を行う。したがって、Cレジスタ値は「00000010(B)」に更新される。

次に、Cレジスタ値のD3ビットが「1」であるか否かを判断し、ここでは「1」でないので「No」と判断され、ステップS1016に進む。

【1852】

2回目のステップS1016では、入力ポート立ち上がりデータAの値をAレジスタに記憶する。よって、Aレジスタ値は「00000110(B)」となる。

次のステップS1017では、以下の処理を実行する。

(1) HLレジスタ値が示すアドレス(FOAD(H))に記憶されているデータ(リール停止フラグ(_FL_STOP_LP))と、Aレジスタ値(入力ポート立ち上がりデータA)とをAND(論理積)演算する。その演算結果をAレジスタ値に記憶する。

この時点でのリール停止フラグ(_FL_STOP_LP)は「00000110(B)」である。よって、この値とAレジスタ値「00000110(B)」とをAND演算すると、「00000110(B)」となる。この値がAレジスタ値となる。

(2) Aレジスタ値「00000110(B)」とCレジスタ値「00000010(B)

10

20

30

40

50

）」とをAND（論理積）演算し、演算結果をAレジスタ値に記憶する。よって、Aレジスタ値は「00000010（B）」となる。

【1853】

そして、ステップS1017では、上記演算の結果、「0」でない（ゼロフラグ≠「1」）、ストップスイッチ42の立ち上がりありと判断し、ステップS1022に進む。ステップS1022では、リール停止フラグ（_FL_STOP_LP）を最新の情報にする。この処理は、Aレジスタ値「00000010（B）」と、リール停止フラグ（_FL_STOP_LP）の値「00000110（B）」とをXOR（排他的論理和）演算し、その演算結果「00000100（B）」をAレジスタに記憶し、かつAレジスタ値をリール停止フラグ（_FL_STOP_LP）に記憶する。

10

次に、Bレジスタ値（00000010（B））を停止／制御リール番号データに記憶する。

【1854】

以上のようにして、左リール31が停止しており、かつ中及び右リール31の回転中に中及び右ストップスイッチ42が同時押しされたときは、中ストップスイッチ42の操作に対応する中リール31の停止制御が実行される。換言すれば、右ストップスイッチ42の操作に対応する右リール31の停止制御は、このタイミングでは実行されない。

また、ステップS1022の処理により、リール停止フラグ（_FL_STOP_LP）は、左及び中ストップスイッチ42が受付済み「0」を示すデータ「00000100（B）」に更新される。

20

さらにまた、中リール31の停止制御の実行後、再度、ステップS752に戻ったときは、上記のように立ち上がりデータAがクリアされるので、再度、右ストップスイッチ42が操作されない限り、右リール31の停止制御は実行されない。

【1855】

3. 左リール31が停止しており、中及び右リール31が回転中の場合において、左及び中ストップスイッチ42が同時押しされた場合

図194において、ステップS1014で「Yes」と判断され、ステップS1015に進むと、

（1）HLレジスタに、リール停止フラグ（_FL_STOP_LP）のアドレス「FOAD（H）」を記憶する。

30

（2）Bレジスタに「00000001（B）」を記憶する。

（3）Cレジスタに「00000001（B）」を記憶する。

【1856】

次のステップS1016では、入力ポート立ち上がりデータAの値をAレジスタに記憶する。ここで、左及び中ストップスイッチ42が同時押しであるので、入力ポート立ち上がりデータA（Aレジスタ値）は、「00000011（B）」である。

次のステップS1017では、以下の処理を実行する。

（1）HLレジスタ値が示すアドレス（FOAD（H））に記憶されているデータ（リール停止フラグ（_FL_STOP_LP））と、Aレジスタ値（入力ポート立ち上がりデータA）とをAND（論理積）演算する。その演算結果をAレジスタ値に記憶する。

40

この時点でのリール停止フラグ（_FL_STOP_LP）は「00000110（B）」である。よって、この値とAレジスタ値「00000011（B）」とをAND演算すると、「00000010（B）」となる。この演算後の値がAレジスタ値となる。

（2）Aレジスタ値とCレジスタ値をAND（論理積）演算し、演算結果をAレジスタ値に記憶する。よって、Aレジスタ値「00000010（B）」とCレジスタ値「00000001（B）」とのAND演算結果「00000000（B）」をAレジスタ値とする。

【1857】

そして、ステップS1017では、上記演算の結果、「0」であるので（ゼロフラグ＝「1」）、ストップスイッチ42の立ち上がりなしと判断し、ステップS1018に進む。

50

ステップS1018では、Bレジスタ値に「1」を加算する。したがって、Bレジスタ値は「00000010 (B)」に更新される。

次にステップS1019に進み、全リール31について処理を終了したか否かを判断する。ここでは、まず、Cレジスタ値を左に「1」ずらすシフト演算を行う。したがって、Cレジスタ値は「00000010 (B)」に更新される。

次に、Cレジスタ値のD3ビットが「1」であるか否かを判断し、ここでは「1」でないので「No」と判断され、ステップS1016に進む。

【1858】

2回目のステップS1016では、入力ポート立ち上がりデータAの値をAレジスタに記憶する。よって、Aレジスタ値は「00000011 (B)」となる。

次のステップS1017では、以下の処理を実行する。

(1) HLレジスタ値が示すアドレス (FOAD (H)) に記憶されているデータ (リール停止フラグ (_FL_STOP_LP)) と、Aレジスタ値 (入力ポート立ち上がりデータA) とをAND (論理積) 演算する。その演算結果をAレジスタ値に記憶する。

この時点でのリール停止フラグ (_FL_STOP_LP) は「00000110 (B)」である。よって、この値とAレジスタ値「00000011 (B)」とをAND演算すると、「00000010 (B)」となる。この値がAレジスタ値となる。

(2) Aレジスタ値「00000010 (B)」とCレジスタ値「00000010 (B)」とをAND (論理積) 演算し、演算結果をAレジスタ値に記憶する。よって、Aレジスタ値は「00000010 (B)」となる。

【1859】

そして、ステップS1017では、上記演算の結果、「0」でないので (ゼロフラグ≠「1」)、ストップスイッチ42の立ち上がりありと判断し、ステップS1022に進む。ステップS1022では、リール停止フラグ (_FL_STOP_LP) を最新の情報にする。この処理は、Aレジスタ値「00000010 (B)」と、リール停止フラグ (_FL_STOP_LP) の値「00000110 (B)」とをXOR (排他的論理和) 演算し、その演算結果「00000100 (B)」をAレジスタに記憶し、かつAレジスタ値をリール停止フラグ (_FL_STOP_LP) に記憶する。

次に、Bレジスタ値 (00000010 (B)) を停止/制御リール番号データに記憶する。

【1860】

以上のようにして、左リール31が停止しており、かつ中及び右リール31の回転中に左及び中ストップスイッチ42が同時押しされたときは、中ストップスイッチ42の操作に対応する中リール31の停止制御が実行される。換言すれば、すでに停止している左リール31に対応する左ストップスイッチ42が操作されても、左リール1の停止制御が実行されることはない。

また、ステップS1022の処理により、リール停止フラグ (_FL_STOP_LP) は、左及び中ストップスイッチ42が受付済み「0」を示すデータ「00000100 (B)」に更新される。

以上のようにして、ストップスイッチ42が同時押しされた場合であっても、1つのリール31のみを停止制御することができる。

【1861】

図195は、図194のステップS1024における停止図柄セット (M_STOPPIC_SET) を示すフローチャートである。

この処理は、今回停止するリール31に基づいて、停止図柄データ (_WK_STOP_PIC1~9) を更新する処理である。

ステップS1031では、制御図柄番号 (_BF_PICTURE) を保存する。この処理は、Aレジスタ値を制御図柄番号 (_BF_PICTURE) に記憶する処理である。ここで、Aレジスタ値には、図194のステップS1023において、制御図柄番号 (_BF_PICTURE) が記憶されている。

10

20

30

40

50

【1862】

次のステップS1032では、図柄群数をセットする。本実施形態の図柄群は、第1群～第9群からなるので、この処理は、Bレジスタに「9」を記憶する処理である。次にステップS1033に進み、リール図柄データセット(M_PICDAT_SET)を実行する。この処理は、後述する図196に示す処理であり、第#リール図柄組合せテーブル(TBL_PIC_CMB_#)のいずれか1つのアドレスを特定し、当該アドレスに記憶されている図柄組合せデータを取得する処理である。この処理で取得された図柄組合せデータは、Aレジスタに記憶される。

また、ステップS1032でBレジスタに「9」を記憶した後、次のステップS1033を実行する前に、Bレジスタ値をスタック領域に退避する。そして、ステップS1033のリール図柄データセット(M_PICDAT_SET)を実行した後、スタック領域に退避したBレジスタ値を復帰させる。ステップS1033では、新たにBレジスタを使用するとともに、Bレジスタに記憶した値を再度使用するためである。

10

【1863】

次にステップS1034に進み、更新対象図柄群に応じた停止図柄データのRWMアドレスをセットする。ここでは、以下の処理を実行する。

(1) HLレジスタに、停止図柄データ(第1群)(_WK_STOP_PIC1)の「1」アドレス前のアドレス「F0B6(H)」を記憶する。

(2) HLレジスタ値にBレジスタ値を加算する。そして、加算した結果をHLレジスタ値とする。

20

【1864】

ここで、ステップS1032ではBレジスタに「9」が記憶されるので、1回目のステップS1034では、

HLレジスタ値=HLレジスタ値「F0B6(H)」+「9(H)」=「F0BF(H)」となり、停止図柄データ(第9群)(_WK_STOP_PIC9)のアドレスとなる。また、後述するステップS1036ではBレジスタ値から「1」が減算され、Bレジスタ値が「0」になるまで、ステップS1033～S1036が繰り返される。これにより、停止図柄データ(第9群)(_WK_STOP_PIC9)から停止図柄データ(第1群)(_WK_STOP_PIC1)まで、リール図柄データセット(M_PICDAT_SET)が繰り返し実行される。

【1865】

30

ステップS1035では、停止図柄データを保存する。ここでは、以下の処理を実行する。

(1) Aレジスタ値(ステップS1033で取得した図柄組合せデータ)と、HLレジスタ値が示すアドレスに記憶されているデータ(停止図柄データ(_WK_STOP_PIC))とのAND(論理積)演算を行う。そして、演算結果をAレジスタに記憶する。

(2) Aレジスタ値を、HLレジスタ値が示すアドレス(停止図柄データ(_WK_STOP_PIC))に記憶する。これにより、停止図柄データ(_WK_STOP_PIC)が更新される。

【1866】

次にステップS1036に進み、図柄群数分の処理を終了したか否かを判断する。ここでは、以下の処理を実行する。

(1) Bレジスタ値から「1」が減算し、減算結果をBレジスタ値とする。

40

(2) Bレジスタ値が「0」であるとき、「Yes」(図柄群数分の処理を終了した)と判断し、本フローチャートを終了する。一方、「No」(図柄群数分の処理を終了していない)と判断したときは、ステップS1033に戻って、次の図柄群に対応するリール図柄データセット(M_PICDAT_SET)を実行する。

【1867】

図196は、図195のステップS1033におけるリール図柄データセット(M_PICDAT_SET)を示すフローチャートである。

上述したように、本フローチャートを実行する前に、Bレジスタ値をスタック領域に退避する。

リール図柄データセットは、今回の図柄群に対応する図柄組合せデータを取得する処理で

50

ある。たとえば、今回の処理が、

停止／制御リール番号データ (NB_STOP_REEL) = 「1」 (第1 (左) リール)

制御図柄番号 (BF_PICTURE) = 「3」 (下段に停止する図柄番号)

第3群 (Bレジスタ値 = 「3」)

であるものとする。

なお、以下の例は、上記条件のもとで処理を行った場合を説明するものであり、

停止／制御リール番号データ (NB_STOP_REEL) = 「1」、「2」、「3」のいずれか

制御図柄番号 (BF_PICTURE) = 「0」～「19」のいずれか

Bレジスタ値 = 「0」～「9」のいずれか

である場合にも、同様の方法で図柄組合せデータを取得することができる。

10

【1868】

上記のように制御図柄番号 (BF_PICTURE) が「3」であるときは、有効ラインに停止する図柄番号は「5」となり、該当図柄は「リプレイ」となる。

この場合、リール図柄データセットの処理により、図182中、アドレス「1217 (H)」のデータ「@REP_01 OR @REP_02 OR @REP_07」、すなわち「10000110 (B)」がAレジスタに記憶されることとなる。

【1869】

図196において、ステップS1041では、停止／制御リール番号データを取得する。この処理は、停止／制御リール番号データ (NB_STOP_REEL) をAレジスタに記憶する処理である。

20

次のステップS1042では、リール図柄検索テーブルアドレスオフセットテーブル (図180 (A)) をセットする。この処理は、HLレジスタに、リール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH) の先頭アドレスから「1」を減算したアドレス「11FF (H)」を記憶する処理である。

次にステップS1043に進み、テーブル選択 (R_TBL_SET) を実行する。この処理は、後述する図197に示す処理である。この処理により、HLレジスタには、第#リール図柄配列テーブル (TBL_PICARG_#) の先頭アドレス、具体的には、

1203 (H) : 第1リール図柄配列テーブル (TBL_PICARG_1) の先頭アドレス

123A (H) : 第2リール図柄配列テーブル (TBL_PICARG_2) の先頭アドレス

128F (H) : 第3リール図柄配列テーブル (TBL_PICARG_3) の先頭アドレス

30

のいずれかの値が記憶される。

【1870】

次にステップS1044に進み、制御図柄番号を取得する。この処理は、制御図柄番号 (BF_PICTURE) に記憶されている値をAレジスタに記憶する処理である。

次のステップS1045では、4ビットデータ取得 (M_4BITDAT_GET) を実行する。

この処理は、後述する図198に示す処理である。この処理を実行すると、Aレジスタには、有効ライン上の図柄に対応した図柄データが記憶される。

次のステップS1046では、リール図柄データ検索回数をセットする。この処理は、Aレジスタ値 (図柄データ) をCレジスタ値に記憶する処理である。図柄データを記憶したCレジスタ値は、後述するビット数カウント (M_BIT_COUNT) で使用される。

40

【1871】

次にステップS1047に進み、図柄組合せテーブルのオフセットをセットする。この処理は、Aレジスタ値に「11 (D)」を記憶する処理である。たとえば、第1リール図柄配列テーブル (TBL_PICARG_1) の先頭アドレスは「1203 (H)」であるが、この位置から、最初のテーブルオフセットが記憶されているアドレス「120E (H)」までが「11」アドレスあるので、「11」としている。

【1872】

次のステップS1048では、指定アドレスデータをセットする。ここでは、以下の処理を実行する。

(1) HLレジスタ値にAレジスタ値を加算する。そして、加算した結果をHLレジスタ

50

値とする。

(2) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。ここで、ステップS1043においてHLレジスタに「1203(H)」(第1リール図柄配列テーブル(TBL_PICARG_1)の先頭アドレス)が記憶されていた場合には、 $HLレジスタ値 = 1203(H) + 11(D) = 120E(H)$ となる。

よって、Aレジスタ値は、「00000011(B)」となる。なお、上述したように、アドレス「1203(H)」のデータのうち、上位2ビットはリール図柄データ情報であり、下位6ビットはテーブルオフセット値を示す。

【1873】

次にステップS1049に進み、次の図柄組合せテーブルのオフセットを生成する。この処理は、Aレジスタ値と「00000011(B)」のAND(論理積)演算を行う。そして演算結果をAレジスタに記憶する。これにより、たとえば上記例では、Aレジスタ値は「00000011(B)」となる。

次のステップS1050では、図柄群数の図柄組合せテーブルを取得したか否かを判断する。この処理は、Bレジスタ値から「1」を減算し、減算結果が「0」でないときは、「No」(図柄群数の図柄組合せテーブルを取得していない)と判断する。

ここで、上記例のように、HLレジスタ値が「120E(H)」であり、Bレジスタ値がたとえば「3」である場合を例に挙げて、ステップS1048～S1050のループ処理を説明する。

(1) 1回目

ステップS1048では、

$HLレジスタ値 = 1203(H) + 11(D) = 120E(H)$

となる。

ステップS1049では、

Aレジスタ値 = 3(H)

となる。

ステップS1050では、

Bレジスタ値 = $3 - 1 = 2$

となる。

したがって、「No」と判断され、ステップSステップS1048に戻る。

【1874】

(2) 2回目

ステップS1048では、

$HLレジスタ値 = 120E(H) + 3(D) = 1211(H)$

となる。

ステップS1049では、

Aレジスタ値 = 00000011(B)

となる。

ステップS1050では、

Bレジスタ値 = $2 - 1 = 1$

となる。

したがって、「No」と判断され、ステップSステップS1048に戻る。

【1875】

(3) 3回目

ステップS1048では、

$HLレジスタ値 = 1211(H) + 3(D) = 1214(H)$

となる。

ステップS1049では、

Aレジスタ値 = 8(H) (00001000(B))

10

20

30

40

50

となる。

ステップ S 1 0 5 0 では、
B レジスタ値 = $1 - 1 = 0$
となる。

したがって、「Y e s」と判断され、ステップ S ステップ S 1 0 5 1 に進む。

これにより、図柄 3 群のテーブルオフセット「8 (H)」が A レジスタに記憶される。

また、ステップ S 1 0 5 0 で「Y e s」となったときは、H L レジスタ値をスタック領域に退避する。この時点での H L レジスタ値は、「リール図柄データ情報 + テーブルオフセット」を記憶しているアドレス値である。

【1 8 7 6】

ステップ S 1 0 5 1 では、リール図柄組合せテーブルを補正する。この処理は、H L レジスタ値を「1」減算する処理である。よって、たとえば上記例では、

H L レジスタ値 = $1 2 1 4 (H) - 1 (H) = 1 2 1 3 (H)$

となる。

次にステップ S 1 0 5 2 に進み、ビット数カウント (M_BIT_COUNT) を実行する。この処理は、後述する図 1 9 9 に示す処理であり、リール図柄データ情報のうち、「1」となっているビット数が何個あるかをカウントする処理である。たとえば、アドレス「1 2 1 3 (H)」のデータ「1 1 0 1 1 0 1 0 (B)」に対してビット数カウントを実行すると、「5」とカウントされる。ビット数カウントの実行後は、A レジスタにビット数が記憶される。

ステップ S 1 0 5 2 のビット数カウントの終了後、H L レジスタ値、及び B C レジスタ値をスタック領域から復帰する。

【1 8 7 7】

次のステップ S 1 0 5 3 では、検査最終ビットがオンであるか否かを判断する。この処理は、キャリーフラグが「1」であるか否かを判断し、キャリーフラグが「1」であるときは「Y e s」と判断する。

詳細は後述するが、ビット数カウント (M_BIT_COUNT) では、リール図柄データ情報に対し、今回停止する図柄に対応する数だけ左に「1」シフトし、最後の左「1」シフト時に「1」が出たときはキャリーフラグが「1」となるように構成されている。たとえばアドレス「1 2 1 3 (H)」のリール図柄データ情報「1 1 0 1 1 0 1 0 (B)」のうち、今回停止する図柄が「リプレイ」であるときは、「リプレイ」に対応する 4 回、左に「1」シフトする。よって、この場合には、4 回目の左「1」シフトでキャリーフラグが「1」となる。

ステップ S 1 0 5 3 においてキャリーフラグが「1」でないと判断したときはステップ S 1 0 5 4 に進み、キャリーフラグが「1」であると判断したときはステップ S 1 0 5 5 に進む。換言すると、ステップ S 1 0 5 3 では、左リール 3 1 に「リプレイ」を含む図柄組合せであって第 3 群に属する図柄組合せがあるかどうかを判断している。この場合、キャリーフラグが「1」でないときは当該図柄組合せなしと判断し、キャリーフラグが「1」であるときは当該図柄組合せありと判断する。

ステップ S 1 0 5 4 では、リール図柄データをセットする。この処理は、A レジスタ値と A レジスタ値との X O R (排他的論理和) 演算を実行し、A レジスタ値を「0」にする。そして本フローチャートによる処理を終了する。

【1 8 7 8】

一方、ステップ S 1 0 5 5 では、指定アドレスデータをセットする。ここでは、以下の処理を実行する。

(1) H L レジスタ値に A レジスタ値を加算する。加算した結果を H L レジスタ値とする。

(2) H L レジスタ値が示すアドレスに記憶されているデータを A レジスタに記憶する。

ここで、H L レジスタ値は、ステップ S 1 0 5 0 で「Y e s」となったときに退避した値であり、リール図柄データ情報及びテーブルオフセットを記憶しているアドレスである。

また、A レジスタ値は、ステップ S 1 0 5 2 のビット数カウントにおいて、オンとなった

10

20

30

40

50

ビット数が記憶されている。たとえばHLレジスタ値が「1214 (H)」であり、Aレジスタ値が「3 (H)」であるときは、HLレジスタ値は「1217 (H)」となる。したがって、アドレス「1217 (H)」のデータは、「@REP_01 OR @REP_02 OR @REP_07」、すなわち「10000110 (B)」であり、当該値がAレジスタに記憶される。

【1879】

図197は、図196のステップS1043におけるテーブル選択(R_TBL_SEL)を示すフローチャートである。

図197において、ステップS1061では、指定アドレスデータをセットする。ここでは、以下の処理を実行する。

(1) HLレジスタ値にAレジスタ値を加算する。加算した結果をHLレジスタ値とする。

(2) HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。

図196のステップS1042では、HLレジスタには「11FF (H)」が記憶される。また、Aレジスタ値は、停止／制御リール番号データ(_NB_STOP_REEL)の値であり、「1」、「2」又は「3」のいずれである。

よって、ステップS1061の処理により、HLレジスタ値は、「1200 (H)」、「1201 (H)」、又は「1202 (H)」のいずれかとなる。

また、上記(2)の処理により、Aレジスタには、図180(A)に示すいずれかのオフセット値が記憶される。

【1880】

次にステップS1062に進み、指定アドレスをセットする。この処理は、HLレジスタ値にAレジスタ値を加算し、加算した結果をHLレジスタ値とする処理である。たとえばHLレジスタ値が「1200 (H)」であり、Aレジスタ値(オフセット値)が「3 (H)」であるときは、HLレジスタ値は「1203 (H)」となり、第1リール図柄配列テーブル(TBL_PICARG_1)の先頭アドレスとなる。また、HLレジスタ値が「1201 (H)」であり、Aレジスタ値(オフセット値)が「39 (H)」であるときは、HLレジスタ値は「123A (H)」となり、第2リール図柄配列テーブル(TBL_PICARG_2)の先頭アドレスとなる。さらにまた、HLレジスタ値が「1202 (H)」であり、Aレジスタ値(オフセット値)が「8D (H)」であるときは、HLレジスタ値は「128F (H)」となり、第3リール図柄配列テーブル(TBL_PICARG_3)の先頭アドレスとなる。そして、本フローチャートによる処理を終了する。

【1881】

図198は、図196のステップS1045における4ビットデータ取得(M_4BITDAT_GET)を示すフローチャートである。

この処理は、停止する図柄に対応する制御図柄番号(_BF_PICTURE)に基づいて、第#リール図柄配列テーブル(TBL_PICARG_#)を用いて、有効ラインに停止する図柄の図柄データを取得する処理である。

たとえば、左リール31の停止操作受付に基づいて、有効ラインに停止する図柄が3番の「黒BAR」であると決定された遊技では、図181中、アドレス「1203 (H)」の下位4ビットデータに相当する図柄データ「@ZGR_02」が取得される。図181のリール図柄定義に示すように、「@ZGR_02」は、「黒BAR」に相当する図柄データである。また、「@ZGR_02」は、リール図柄定義に示すように、実際の数値は「1 (H)」である。

【1882】

図198において、ステップS1071では、当該テーブルオフセットを生成する。この処理は、Aレジスタ値を右に「1」シフトする命令を行う処理である。

ここで、本処理の前には、図196のステップS1044において、Aレジスタには制御図柄番号(_BF_PICTURE)が記憶されている。

したがって、Aレジスタ値がたとえば「00000001 (B)」(奇数)の場合には、右に「1」シフトすると、キャリーフラグが「1」になる。また、Aレジスタ値がたと

10

20

30

40

50

ば「00000010 (B)」(偶数)の場合には、右に「1」シフトすると、キャリーフラグは「0」である。さらにまた、Aレジスタ値がたとえば「00000011 (B)」(奇数)の場合には、右に「1」シフトすると、キャリーフラグが「1」になる。そして、右に「1」シフト後の値をAレジスタに記憶する。

【1883】

次のステップS1072では、指定データを取得する。この処理は、HLレジスタ値にAレジスタ値を加算したアドレスに記憶されているデータをAレジスタに記憶する処理である。

ここで、HLレジスタには、図196のステップS1043(図197)により、第#リール図柄配列テーブル(TBL_PICARG_#)の先頭アドレスが記憶されている。また、Aレジスタ値は、制御図柄番号(_BF_PICTURE)を右に「1」シフトした値である。したがって、HLレジスタ値がたとえば「1203 (H)」であり(図181参照)、Aレジスタ値がたとえば「1」(制御図柄番号(_BF_PICTURE)が「3」)であるときは、演算後のAレジスタ値は、「1204 (H)」のアドレスのデータ、すなわち「@ZGR_05 * 16 + @ZGR_04」となる。

ここで、図181に示すように、「@ZGR_05」(上位4ビット)は「0100 (B)」(4 (H))であり、「@ZGR_04」(下位4ビット)は「0011 (B)」(3 (H))であるので、Aレジスタ値は、「0100 / 0011 (B)」となる。

【1884】

次のステップS1073では、テーブルデータ検索番号が奇数であるか否かを判断する。この処理は、ステップS1071の処理によって、キャリーフラグが「1」であったか否かを判断し、キャリーフラグが「1」であったときは、奇数であると判断する。テーブルデータ検索番号が奇数であると判断したときはステップS1075に進み、奇数でないと判断したときはステップS1074に進む。

ステップS1074では、偶数時のデータを取得する。この処理は、ステップS1072で取得したデータ(Aレジスタ値)の上位4ビットと下位4ビットとを入れ替える処理である。

たとえばAレジスタ値が上記例のように「0100 / 0011 (B)」である場合において、ステップS1074の処理を実行すると、「0011 / 0100 (B)」となる。

【1885】

ステップS1075では、指定データを生成する。この処理は、Aレジスタ値と「00001111 (B)」のAND(論理積)演算を実行し、演算結果をAレジスタ値に記憶する処理である。この処理により、上位4ビットがマスクされる。

たとえばAレジスタ値が上記のように「01000011 (B)」であるときは、この値と「00001111 (B)」とのAND(論理積)演算を実行して、Aレジスタ値は「00000011 (B)」となる。

そして本フローチャートによる処理を終了する。

【1886】

図199は、図196のステップS1052におけるビット数カウント(M_BIT_COUNT)を示すフローチャートである。

ここで、ビット数カウントの処理直前において、HLレジスタ値は、図196のステップS1051で更新されたデータであり、リール図柄データ情報の先頭アドレス値(たとえば左リール31の第1群の場合には、図182中、「120D (H)」)である。

また、Cレジスタ値は、図196のステップS1046の処理によって、ステップS1045の4ビットデータ取得で取得した4ビットデータとなっている。

【1887】

図199において、ステップS1081では、検査回数をセットする。この処理は、Cレジスタ値に「1」を加算し、加算した結果をCレジスタ値とする処理である。

次のステップS1082では、オンビット数の初期値として、「0」をセットする。この処理は、Aレジスタ値とAレジスタ値のXOR(排他的論理和)演算を行うことにより、

10

20

30

40

50

Aレジスタ値を「0」にする処理である。

次にステップS1083に進み、処理回数をセットする。この処理は、Bレジスタに「8」を記憶する処理である。ここでの「8」とは、ビット数に相当する値である。

【1888】

次のステップS1084では、検査データを取得する。この処理は、HLレジスタ値が示すアドレスに記憶されているデータをDレジスタに記憶する処理である。したがって、Dレジスタ値は、リール図柄データ情報となる。

次にステップS1085に進み、当該ビットがオンであるか否かを判断する。ここでは、以下の処理を実行する。

(1) Dレジスタ値を左に「1」シフトする演算を行う。

10

(2) 上記演算の結果、キャリーフラグが「1」であるときは「Yes」と判断する。

【1889】

ステップS1085において当該ビットがオンであると判断したときはステップS1086に進み、オンでないと判断したときはステップS1087に進む。

ステップS1086では、オンビット数に「1」を加算する。この処理は、Aレジスタ値に「1」を加算する処理である。

次のステップS1087では、検査回数から「1」を減算する。この処理は、Cレジスタ値から「1」を減算し、減算結果をCレジスタ値とする処理である。

次にステップS1088に進み、検査を終了するか否かを判断する。この処理は、Cレジスタ値が「0」であるか否か（ゼロフラグが「1」であるか否か）を判断する。Cレジスタ値が「0」（ゼロフラグが「1」）であると判断したときは、検査を終了すると判断し、本フローチャートによる処理を終了する。

20

これに対し、検査を終了しないと判断したときはステップS1089に進む。

【1890】

ステップS1089では、処理回数を終了したか否かを判断する。この処理は、Bレジスタ値から「1」を減算し、減算した結果が「0」であるか否かを判断し、「0」であると判断したときは処理回数をしたと判断する。処理回数を終了していないと判断したときはステップS1085に進む。これに対し、処理回数を終了したと判断したときはステップS1090に進む。

ステップS1090では、HLレジスタ値に「1」を加算し、加算後の値をHLレジスタ値とする。そしてステップS1083に進む。

30

【1891】

以上のビット数カウントの処理を、具体例を用いて説明する。

なお、以下では一例を挙げて説明するが、どのリール31の第何群の図柄であっても、下記と同様にして処理を実行することができる。

この具体例では、

HLレジスタ値＝1213（H）（第1リール31の図柄3群）

Cレジスタ値＝3（リプレイ）（ステップS1081により、「4」）

であるものとする。

この場合、

40

(1) 1回目

ステップS1083：Bレジスタ値＝8（初期値）

ステップS1084：Dレジスタ値「11011010（B）」（アドレス「1213（H）」に記憶されている図柄データ）

ステップS1085：Dレジスタ値を左「1」シフト、キャリーフラグ＝1、よって「Yes」

ステップS1086：Aレジスタ値＝0＋1＝1

ステップS1087：Cレジスタ値＝4－1＝3

ステップS1088：ゼロフラグ≠1、よって「No」

ステップS1089：Bレジスタ値＝8－1＝7、よって「No」

50

(2) 2回目

ステップS1085: Dレジスタ値を左「1」シフト、キャリーフラグ=1、よって「Yes」

ステップS1086: Aレジスタ値=1+1=2

ステップS1087: Cレジスタ値=3-1=2

ステップS1088: ゼロフラグ≠1、よって「No」

ステップS1089: Bレジスタ値=7-1=6、よって「No」

(3) 3回目

ステップS1085: Dレジスタ値を左「1」シフト、キャリーフラグ≠1、よって「No」

ステップS1087: Cレジスタ値=2-1=1

ステップS1088: ゼロフラグ≠1、よって「No」

ステップS1089: Bレジスタ値=6-1=5、よって「No」

(4) 4回目

ステップS1085: Dレジスタ値を左「1」シフト、キャリーフラグ=1、よって「Yes」

ステップS1086: Aレジスタ値=2+1=3

ステップS1087: Cレジスタ値=1-1=0

ステップS1088: ゼロフラグ=1、よって「Yes」(処理終了)

となる。

【1892】

この場合、ビット数カウントを終了し、図196中、ステップS1053に進むと、キャリーフラグが「1」であるので、ステップS1055に進む。

ステップS1055では、

HLレジスタ値=HLレジスタ値「1214(H)」+Aレジスタ値「3(H)」=1217(H)

Aレジスタ値=HLレジスタ値が示すアドレス「1217(H)」のデータ=@REP_01 OR @REP_02 OR @REP_07 (10000110(B))

となる。

以上のようにして、ビット数カウントでは、停止図柄が決定したときに、停止図柄に対応する第#リール31の第N群の図柄組合せデータが特定される。

【1893】

続いて、各ストップスイッチ42が操作されたときに、図195に示す停止図柄セット(M_STOPPIC_SET)によって、停止図柄データ(_WK_STOP_PIC)がどのように更新されるかについて、具体例を挙げて説明する。

以下の説明では、

1. 役の非入賞時の例

1-1. 左ストップスイッチ42の停止操作時

1-2. 中ストップスイッチ42の停止操作時

1-3. 右ストップスイッチ42の停止操作時

2. 特別役(RBA)の入賞時の例

2-1. 左ストップスイッチ42の停止操作時

2-2. 中ストップスイッチ42の停止操作時

2-3. 右ストップスイッチ42の停止操作時

3. リプレイ(リプレイ01)の入賞時の例

3-1. 左ストップスイッチ42の停止操作時

3-2. 中ストップスイッチ42の停止操作時

3-3. 右ストップスイッチ42の停止操作時

4. 小役の入賞時(押し順ベル当選時の押し順正解時)の例

4-1. 左ストップスイッチ42の停止操作時

4-2. 中ストップスイッチ42の停止操作時
 4-3. 右ストップスイッチ42の停止操作時
 5. 小役の入賞時（押し順ベル当選時時の押し順不正解時）の例
 5-1. 右ストップスイッチ42の停止操作時
 5-2. 中ストップスイッチ42の停止操作時
 5-3. 左ストップスイッチ42の停止操作時
 の順に説明する。

【1894】

1. 役の非入賞時

この例では、役抽選の結果、当選番号「26」に決定された遊技であって、左リール31
 の中段を図柄番号「18」の図柄が通過しているときに左ストップスイッチ42が操作さ
 れ、その後、中リール31の中段を図柄番号「17」の図柄が通過しているときに中ス
 トップスイッチ42が操作され、その後、右リール41の中段を図柄番号「19」の図柄が
 通過しているときにストップスイッチ42が操作されたことにより、

左リール31の停止時の図柄制御番号（_BF_PICTURE）：1（スイカ）

中リール31の停止時の図柄制御番号（_BF_PICTURE）：0（ベルA）

右リール31の停止時の図柄制御番号（_BF_PICTURE）：2（青BAR）

がそれぞれ停止するものとする。

この場合、有効ライン上の図柄組合せは、「黒BAR（3番）」－「チェリー（1番）」
 －「青BAR（2番）」となり、役の非入賞となる。

また、停止図柄データ（_WK_STOP_PIC）の初期値は、

停止図柄データ（第1群）（_WK_STOP_PIC1）：「11111111（B）」

停止図柄データ（第2群）（_WK_STOP_PIC2）：「11111111（B）」

停止図柄データ（第3群）（_WK_STOP_PIC3）：「11111111（B）」

停止図柄データ（第4群）（_WK_STOP_PIC4）：「00001111（B）」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「11111111（B）」

停止図柄データ（第6群）（_WK_STOP_PIC6）：「11111111（B）」

停止図柄データ（第7群）（_WK_STOP_PIC7）：「11111111（B）」

停止図柄データ（第8群）（_WK_STOP_PIC8）：「11111111（B）」

停止図柄データ（第9群）（_WK_STOP_PIC9）：「00000011（B）」

である。

【1895】

1-1. 左ストップスイッチ42の停止操作時

図195の停止図柄セットにおいて、ステップS1031では、Aレジスタ値（図柄制御
 番号）に「1」が記憶される。

ステップS1032では、Bレジスタ（図柄群数）に「9」がセットされる。

（1回目）

ステップS1033の処理により、Aレジスタ（図柄組合せデータ）に「00000000
 0（B）」が記憶される。これは、左リール31の図柄9群には、「黒BAR」が存在し
 ないことを意味する（アドレス「1236（H）」参照）。

ステップS1034では、HLレジスタ値に「F0BF（H）」（停止図柄データ（第9
 群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値
 が示すアドレスのデータ（_WK_STOP_PIC9）（初期値は、「00000011（B）」
 ）とのAND演算を行う。これにより、停止図柄データ（第9群）（_WK_STOP_PIC9）
 は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。

【1896】

（2回目）

ステップS1033の処理により、Aレジスタ（図柄組合せデータ）に「00000000

10

20

30

40

50

0 (B)」が記憶される。これは、左リール31の図柄8群には、「黒BAR」が存在しないことを意味する(アドレス「1230(H)」参照)。

ステップS1034では、HLレジスタ値に「FOBE(H)」(停止図柄データ(第8群)(_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第8群)(_WK_STOP_PIC8)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【1897】

(3回目)

ステップS1033の処理により、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。これは、左リール31の図柄7群には、「黒BAR」が存在しないことを意味する(アドレス「122B(H)」参照)。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1898】

(4回目)

ステップS1033の処理により、Aレジスタに、アドレス「1226(H)」の図柄組合せデータ「01000000(B)」(@WIN_15)が記憶される。これは、左リール31の図柄6群には、「黒BAR」として小役15が存在することを意味する。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「01000000(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1899】

(5回目)

ステップS1033の処理により、Aレジスタ(図柄組合せデータ)に、「00000000(B)」が記憶される。これは、左リール31の図柄5群には、「黒BAR」が存在しないことを意味する(アドレス「1220(H)」参照)。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【1900】

(6回目)

ステップS1033の処理により、Aレジスタ(図柄組合せデータ)に、「00000000(B)」が記憶される。これは、左リール31の図柄4群には、「黒BAR」が存在しないことを意味する(アドレス「121B(H)」参照)。

10

20

30

40

50

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)(初期値は、「00001111(B)」)とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。

【1901】

(7回目)

ステップS1033での処理により、Aレジスタに、アドレス「1216(H)」の図柄組合せデータ「00010000(B)」(@REP_04)が記憶される。これは、左リール31の図柄3群には、「黒BAR」としてリプレイ04が存在することを意味する。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00010000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC3)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第3群)(_WK_STOP_PIC3)は、「00010000(B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。

【1902】

(8回目)

ステップS1033では、Aレジスタ(図柄組合せデータ)に、「00000000(B)」が記憶される。これは、左リール31の図柄2群には、「黒BAR」が存在しないことを意味する(アドレス「1210(H)」参照)。

ステップS1034では、HLレジスタ値に「F0B8(H)」(停止図柄データ(第2群)(_WK_STOP_PIC2)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC2)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第2群)(_WK_STOP_PIC2)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。

【1903】

(9回目)

ステップS1033では、Aレジスタ(図柄組合せデータ)に、「00000000(B)」が記憶される。これは、左リール31の図柄1群には、「黒BAR」が存在しないことを意味する(アドレス「120D(H)」参照)。

ステップS1034では、HLレジスタ値に「F0B7(H)」(停止図柄データ(第1群)(_WK_STOP_PIC1)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC1)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第1群)(_WK_STOP_PIC1)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【1904】

以上のような処理により、左ストップスイッチ42の停止操作時における停止図柄データは、以下のようになる。

停止図柄データ(第1群)(_WK_STOP_PIC1):「00000000(B)」

停止図柄データ(第2群)(_WK_STOP_PIC2):「00000000(B)」

停止図柄データ(第3群)(_WK_STOP_PIC3):「00010000(B)」

10

20

30

40

50

停止図柄データ（第4群）（_WK_STOP_PIC4）：「00000000（B）」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「00000000（B）」

停止図柄データ（第6群）（_WK_STOP_PIC6）：「01000000（B）」

停止図柄データ（第7群）（_WK_STOP_PIC7）：「00000000（B）」

停止図柄データ（第8群）（_WK_STOP_PIC8）：「00000000（B）」

停止図柄データ（第9群）（_WK_STOP_PIC9）：「00000000（B）」

以上のことから、左ストップスイッチ42の停止操作時に有効ラインに「黒BAR」が停止するときは、図柄3群又は図柄6群の図柄組合せの停止可能性を有するが、それ以外の図柄群の図柄組合せの停止可能性を有さないことがわかる。

【1905】

次に、図195の停止図柄セット中、ステップS1033のリール図柄データセット（図196）について、一例を挙げて説明する。

上記のうち、4回目のステップS1033（図柄6群）を例に挙げる。なお、この場合のBレジスタ値は「6」である。

図196において、ステップS1041では、停止／制御リール番号データ（_NB_STOP_REEL）すなわち「1」をAレジスタに記憶する。

次のステップS1042では、HLレジスタに、「11FF（H）」を記憶する。

次にステップS1043に進み、テーブル選択（R_TBL_SET）を実行する。この処理により、HLレジスタには、第1リール図柄配列テーブル（TBL_PICARG_1）の先頭アドレス「1203（H）」が記憶される。

【1906】

次にステップS1044に進み、制御図柄番号（_BF_PICTURE）すなわち「1」をAレジスタに記憶する。

次のステップS1045では、4ビットデータ取得（M_4BITDAT_GET）を実行する。この処理により、Aレジスタには、「黒BAR」に相当する図柄データ「00000001（B）」が記憶される。

次のステップS1046では、Aレジスタ値（図柄データ）をCレジスタ値に記憶する。よって、Cレジスタ値は「00000001（B）」となる。

【1907】

次にステップS1047に進み、Aレジスタ値に「11（D）」（オフセット値）を記憶する。

次のステップS1048では、HLレジスタ値＝「1203（H）」（第1リール図柄配列テーブル（TBL_PICARG_1）の先頭アドレス）＋「11（D）」（オフセット値）＝「120E（H）」となる。

また、Aレジスタ値は、アドレス「120E（H）」のデータの下位6ビットのテーブルオフセット値となり、「00000011（B）」となる。

【1908】

次のステップS1049では、Aレジスタ値と「00000011（B）」のAND（論理積）演算を行い、演算結果をAレジスタに記憶する。これにより、Aレジスタ値は「00000011（B）」となる。

次のステップS1050では、Bレジスタ値から「1」を減算し、減算結果が「0」でないときは、「No」（図柄群数の図柄組合せテーブルを取得していない）と判断する。

ここで、最初の時点では、

HLレジスタ値＝120E（H）

Bレジスタ値＝6

である。

したがって、ステップS1048～S1050のループ処理は、以下のようになる。

（1回目）

HLレジスタ値＝120E（H）

Aレジスタ値＝3（H）

10

20

30

40

50

Bレジスタ値 = $6 - 1 = 5$ (「No」と判断され、ステップS1048に戻る)
(2回目)

Hレジスタ値 = $120E(H) + 3(D) = 1211(H)$

Aレジスタ値 = $3(H)$

Bレジスタ値 = $5 - 1 = 4$ (「No」と判断され、ステップS1048に戻る)
(3回目)

Hレジスタ値 = $1211(H) + 3(D) = 1214(H)$

Aレジスタ値 = $8(H)$ (00001000(B))

Bレジスタ値 = $4 - 1 = 3$ (「No」と判断され、ステップS1048に戻る)
【1909】

(4回目)

Hレジスタ値 = $1214(H) + 8(D) = 121C(H)$

Aレジスタ値 = $5(H)$ (00001000(B))

Bレジスタ値 = $3 - 1 = 2$ (「No」と判断され、ステップS1048に戻る)
(5回目)

Hレジスタ値 = $121C(H) + 5(D) = 1221(H)$

Aレジスタ値 = $4(H)$

Bレジスタ値 = $2 - 1 = 1$ (「No」と判断され、ステップS1048に戻る)
(6回目)

Hレジスタ値 = $1221(H) + 4(D) = 1225(H)$

Aレジスタ値 = $7(H)$

Bレジスタ値 = $1 - 1 = 0$ (「Yes」と判断され、ステップS1051に進む)
【1910】

ここで、Hレジスタ値「1225(H)」をスタック領域に退避する。

ステップS1051では、Hレジスタ値 = 「1225(H)」 - 「1(H)」 = 「1224(H)」となる。

ステップS1052では、ビット数カウント(M_BIT_COUNT)を実行する。ここでは、アドレス「1224(H)」のデータ「01111010(B)」に対してビット数カウントを実行する。この例では「1」とカウントされるので、Aレジスタ値は「1」となる。

この後、Hレジスタ値、及びBCレジスタ値をスタック領域から復帰する。

【1911】

次のステップS1053では、キャリーフラグが「1」であるので、「Yes」と判断される。

ステップS1055では、Hレジスタ値「1225(H)」にAレジスタ値「1」を加算した値「1226(H)」が示すアドレスに記憶されているデータをAレジスタに記憶する。

したがって、アドレス「1226(H)」のデータ「@WIN_15」すなわち「01000000(B)」がAレジスタに記憶される。

なお、このAレジスタ値「01000000(B)」は、その後、停止図柄セット(_M_STOPPIC_SET)において、停止図柄データ(第6群)(_WK_STOP_PIC6)に記憶されている初期値「11111111(B)」とAND(論理積)演算される。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)のデータは、「11111111(B)」から「01000000(B)」に更新される。

【1912】

次に、上記例において、ステップS1045の4ビットデータ取得(M_4BITDAT_GET)(図198)の具体例を説明する。

本処理の前には、

Aレジスタ = 1 (制御図柄番号(_BF_PICTURE))

Hレジスタ = 1203(H) (第1リール図柄配列テーブル(TBL_PICARG_1)の先頭

10

20

30

40

50

アドレス)

となっている。

図198において、ステップS1071では、Aレジスタ値を右に「1」シフトする。これにより、キャリーフラグが「1」になる。また、Aレジスタ値は「00000000 (B)」となる。

【1913】

ステップS1072では、HLレジスタ値にAレジスタ値を加算したアドレスに記憶されているデータをAレジスタに記憶する。HLレジスタ値は「1203 (H)」、Aレジスタ値は「0」であるので、演算後のAレジスタ値は、「1203 (H)」のアドレスのデータ「@ZGR_08*16 + @ZGR_02」すなわち「0111/0001 (B)」となる。

10

ステップS1073では、上記演算によりキャリーフラグが「1」であるので、ステップS1075に進む。

ステップS1075では、Aレジスタ値と「00001111 (B)」のAND (論理積) 演算を実行する。これにより、Aレジスタ値は、「0000/0001 (B)」となり、「黒BAR」に相当する図柄データ「00000001 (B)」が記憶される。

【1914】

次に、上記例において、図196のステップS1052におけるビット数カウント (M_BIT_COUNT) (図199) の具体例を説明する。

ビット数カウントの直前において、

HLレジスタ=1224 (H) (図196のステップS1051で更新されたデータ)

20

Cレジスタ=00000001 (B) (図196の4ビットデータ取得 (ステップS1045) で取得した図柄データ)

となっている。

図199において、ステップS1081では、Cレジスタ値に「1」を加算し、加算した結果をCレジスタ値とする。これにより、Cレジスタ値は「2」となる。

ステップS1082では、Aレジスタ値を「0」にする。

ステップS1083では、Bレジスタに「8」を記憶する。

【1915】

ステップS1084では、HLレジスタ値「1224 (H)」が示すアドレスに記憶されているデータをDレジスタに記憶する。したがって、Dレジスタ値は、「01111010 (B)」となる。

30

ステップS1085では、Dレジスタ値を左に「1」シフトする。これにより、キャリーフラグは「0」であるので、「No」と判断し、ステップS1087に進む。

ステップS1087では、Cレジスタ値から「1」を減算する。これにより、Cレジスタ値は「1」となる。

ステップS1088に進み、Cレジスタ値が「0」でないので「No」と判断され、ステップS1089に進む。

ステップS1089では、Bレジスタ値から「1」を減算する。これにより、Bレジスタ値は「7」となり、「0」でないのでステップS1085に戻る。

【1916】

40

ステップS1085では、Dレジスタ値を左に「1」シフトする。キャリーフラグが「1」であるので、「Yes」と判断する。

よって、ステップS1086に進み、Aレジスタ値に「1」を加算する。これにより、Aレジスタ値は「1」になる。

ステップS1087では、Cレジスタ値から「1」を減算する。これにより、Cレジスタ値は「0」となる。

ステップS1088に進み、Cレジスタ値が「0」であるので「Yes」と判断され、本フローチャートによる処理を終了する。

そして、図196のステップS1053に進むと、検査最終ビットがオンであると判断され、ステップS1055に進む。

50

ステップ S 1 0 5 5 では、指定アドレスデータをセットする。

ここでは、スタック領域から復帰した H L レジスタ値「1 2 2 5 (H)」に A レジスタ値「1」を加算した値「1 2 2 6 (H)」を H L レジスタ値とし、H L レジスタ値が示すアドレスに記憶されているデータを A レジスタに記憶する。よって、A レジスタ値は、アドレス「1 2 2 6 (H)」のデータ、すなわち「0 1 0 0 0 0 0 0 (B)」となる。

【1 9 1 7】

1-2. 中ストップスイッチ 4 2 の停止操作時

中ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 0 (ベル A)

有効ライン上に停止する図柄 : 「チェリー (1 番)」

10

であるものとする。

また、この時点における停止図柄データ (_WK_STOP_PIC) は、上述のように、

停止図柄データ (第 1 群) (_WK_STOP_PIC1) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 2 群) (_WK_STOP_PIC2) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 3 群) (_WK_STOP_PIC3) : 「0 0 0 1 0 0 0 0 (B)」

停止図柄データ (第 4 群) (_WK_STOP_PIC4) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 5 群) (_WK_STOP_PIC5) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 6 群) (_WK_STOP_PIC6) : 「0 1 0 0 0 0 0 0 (B)」

停止図柄データ (第 7 群) (_WK_STOP_PIC7) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 8 群) (_WK_STOP_PIC8) : 「0 0 0 0 0 0 0 0 (B)」

20

停止図柄データ (第 9 群) (_WK_STOP_PIC9) : 「0 0 0 0 0 0 0 0 (B)」

である。

【1 9 1 8】

この場合、中リール 3 1 の停止時には、以下のように処理が進められる。

図 1 9 5 において、ステップ S 1 0 3 1 では、A レジスタ値 (図柄制御番号) に「0」が記憶される。

ステップ S 1 0 3 2 では、B レジスタ (図柄群数) に「9」がセットされる。

1 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 8 E (H)」の図柄組合せデータ「0 0 0 0 0 0 0 1 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B F (H)」 (停止図柄データ (第 9 群) (_WK_STOP_PIC9) のアドレス) が記憶される。

30

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 9 群) (_WK_STOP_PIC9) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「8」に更新され、ステップ S 1 0 3 3 に戻る。

【1 9 1 9】

2 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 8 9 (H)」の図柄組合せデータ「0 0 1 1 0 0 0 0 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B E (H)」 (停止図柄データ (第 8 群) (_WK_STOP_PIC8) のアドレス) が記憶される。

40

ステップ S 1 0 3 5 では、A レジスタ値「0 0 1 1 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC8) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 8 群) (_WK_STOP_PIC8) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「7」に更新され、ステップ S 1 0 3 3 に戻る。

【1 9 2 0】

3 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 7 F (H)」の図柄組合せデータ「0 0 0 0 0 0 1 0 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B D (H)」 (停止図柄データ (第 7

50

群) (_WK_STOP_PIC7) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 1 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC7) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 7 群) (_WK_STOP_PIC7) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「6」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 2 1】

4 回目のステップ S 1 0 3 3 では、A レジスタ (図柄組合せデータ) に「0 0 0 0 0 0 0 0 (B)」が記憶される。これは、中リール 3 1 の図柄 6 群には、「チェリー」が存在しないことを意味する (アドレス「1 2 5 F (H)」参照)。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B C (H)」 (停止図柄データ (第 6 群) (_WK_STOP_PIC6) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC6) (「0 1 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 6 群) (_WK_STOP_PIC6) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「5」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 2 2】

5 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 5 E (H)」の図柄組合せデータ「0 1 0 0 0 0 0 1 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B B (H)」 (停止図柄データ (第 5 群) (_WK_STOP_PIC5) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 1 0 0 0 0 0 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 5 群) (_WK_STOP_PIC5) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「4」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 2 3】

6 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 5 9 (H)」の図柄組合せデータ「0 0 0 0 0 1 1 0 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B A (H)」 (停止図柄データ (第 4 群) (_WK_STOP_PIC4) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 1 1 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 4 群) (_WK_STOP_PIC4) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「3」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 2 4】

7 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 5 3 (H)」の図柄組合せデータ「0 0 0 1 1 0 0 0 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 9 (H)」 (停止図柄データ (第 3 群) (_WK_STOP_PIC3) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 1 1 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (0 0 0 1 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 3 群) (_WK_STOP_PIC3) は、「0 0 0 1 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 2 5】

8 回目のステップ S 1 0 3 3 では、A レジスタ (図柄組合せデータ) に、「0 0 0 0 0 0 0 0 (B)」が記憶される。これは、中リール 3 1 の図柄 2 群には、「チェリー」が存在

10

20

30

40

50

しないことを意味する（アドレス「1248（H）」参照）。

ステップS1034では、HLレジスタ値に「F0B8（H）」（停止図柄データ（第2群）（_WK_STOP_PIC2）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC2）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第2群）（_WK_STOP_PIC2）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。
【1926】

9回目のステップS1033では、Aレジスタ（図柄組合せデータ）に、「00000000（B）」が記憶される。これは、中リール31の図柄1群には、「チェリー」が存在しないことを意味する（アドレス「1244（H）」参照）。

ステップS1034では、HLレジスタ値に「F0B7（H）」（停止図柄データ（第1群）（_WK_STOP_PIC1）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC1）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第1群）（_WK_STOP_PIC1）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【1927】

以上の処理により、中ストップスイッチ42の停止操作時における停止図柄データは、以下のようになる。

停止図柄データ（第1群）（_WK_STOP_PIC1）：「00000000（B）」

停止図柄データ（第2群）（_WK_STOP_PIC2）：「00000000（B）」

停止図柄データ（第3群）（_WK_STOP_PIC3）：「00010000（B）」

停止図柄データ（第4群）（_WK_STOP_PIC4）：「00000000（B）」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「00000000（B）」

停止図柄データ（第6群）（_WK_STOP_PIC6）：「00000000（B）」

停止図柄データ（第7群）（_WK_STOP_PIC7）：「00000000（B）」

停止図柄データ（第8群）（_WK_STOP_PIC8）：「00000000（B）」

停止図柄データ（第9群）（_WK_STOP_PIC9）：「00000000（B）」

以上のことから、左リール31の停止時に有効ラインに「黒BAR」が停止し、かつ、中リール31の停止時に有効ラインに「スイカ」が停止するときは、リプレイ04に対応する図柄組合せの停止可能性を有することがわかる。

【1928】

1-3. 右ストップスイッチ42の停止操作時

右ストップスイッチ42の停止操作時には、上述したように、

図柄制御番号（_BF_PICTURE）：2（青BAR）

有効ライン上に停止する図柄：「青BAR（2番）」

であるものとする。

この場合、右ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値（図柄制御番号）に「2」が記憶される。

ステップS1032では、Bレジスタ（図柄群数）に「9」がセットされる。

1回目のステップS1033では、Aレジスタ（図柄組合せデータ）に「00000000（B）」が記憶される。これは、右リール31の図柄9群には、「青BAR」が存在しないことを意味する（アドレス「12DA（H）」参照）。

ステップS1034では、HLレジスタ値に「F0BF（H）」（停止図柄データ（第9群）（_WK_STOP_PIC9）のアドレス）が記憶される。

10

20

30

40

50

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「00000000 (B)」) とのAND演算を行う。これにより、停止図柄データ (第9群) (_WK_STOP_PIC9) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。
【1929】

2回目のステップS1033では、Aレジスタには、アドレス「12D3 (H)」の図柄組合せデータ「10000110 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE (H)」 (停止図柄データ (第8群) (_WK_STOP_PIC8) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「10000110 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC8) (「00000000 (B)」) とのAND演算を行う。これにより、停止図柄データ (第8群) (_WK_STOP_PIC8) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【1930】

3回目のステップS1033では、Aレジスタには、アドレス「12CA (H)」の図柄組合せデータ「00011010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD (H)」 (停止図柄データ (第7群) (_WK_STOP_PIC7) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00011010 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC7) (「00000000 (B)」) とのAND演算を行う。これにより、停止図柄データ (第7群) (_WK_STOP_PIC7) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1931】

4回目のステップS1033では、Aレジスタには、アドレス「12C1 (H)」の図柄組合せデータ「10000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC (H)」 (停止図柄データ (第6群) (_WK_STOP_PIC6) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「10000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC6) (「01000000 (B)」) とのAND演算を行う。これにより、停止図柄データ (第6群) (_WK_STOP_PIC6) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1932】

5回目のステップS1033では、Aレジスタに、アドレス「12B7 (H)」の図柄組合せデータ「00110010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB (H)」 (停止図柄データ (第5群) (_WK_STOP_PIC5) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00110010 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (「00000000 (B)」) とのAND演算を行う。これにより、停止図柄データ (第5群) (_WK_STOP_PIC5) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【1933】

6回目のステップS1033では、Aレジスタに、アドレス「12B1 (H)」の図柄組合せデータ「00000010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BA (H)」 (停止図柄データ (第4群) (_WK_STOP_PIC4) のアドレス) が記憶される。

10

20

30

40

50

ステップS1035では、Aレジスタ値「00000010 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第4群) (_WK_STOP_PIC4) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【1934】

7回目のステップS1033では、Aレジスタに、アドレス「12A7 (H)」の図柄組合せデータ「00000001 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9 (H)」 (停止図柄データ (第3群) (_WK_STOP_PIC3) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000001 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (「00010000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第3群) (_WK_STOP_PIC3) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。
【1935】

8回目のステップS1033では、Aレジスタ (図柄組合せデータ) に、「00000000 (B)」が記憶される。これは、右リール31の図柄2群には、「青BAR」が存在しないことを意味する (アドレス「129F (H)」参照)。

ステップS1034では、HLレジスタ値に「F0B8 (H)」 (停止図柄データ (第2群) (_WK_STOP_PIC2) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第2群) (_WK_STOP_PIC2) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。
【1936】

9回目のステップS1033では、Aレジスタ (図柄組合せデータ) に、「00000000 (B)」が記憶される。これは、右リール31の図柄1群には、「青BAR」が存在しないことを意味する (アドレス「1299 (H)」参照)。

ステップS1034では、HLレジスタ値に「F0B7 (H)」 (停止図柄データ (第1群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第1群) (_WK_STOP_PIC1) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【1937】

以上の処理により、右ストップスイッチ42の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ (第1群) (_WK_STOP_PIC1) : 「00000000 (B)」
 停止図柄データ (第2群) (_WK_STOP_PIC2) : 「00000000 (B)」
 停止図柄データ (第3群) (_WK_STOP_PIC3) : 「00000000 (B)」
 停止図柄データ (第4群) (_WK_STOP_PIC4) : 「00000000 (B)」
 停止図柄データ (第5群) (_WK_STOP_PIC5) : 「00000000 (B)」
 停止図柄データ (第6群) (_WK_STOP_PIC6) : 「00000000 (B)」
 停止図柄データ (第7群) (_WK_STOP_PIC7) : 「00000000 (B)」
 停止図柄データ (第8群) (_WK_STOP_PIC8) : 「00000000 (B)」
 停止図柄データ (第9群) (_WK_STOP_PIC9) : 「00000000 (B)」

10

20

30

40

50

以上のことから、左リール 3 1 の停止時に有効ラインに「黒 B A R」が停止し、中リール 3 1 の停止時に有効ラインに「スイカ」が停止し、かつ、右リール 3 1 の停止時に有効ラインに「青 B A R」が停止するときは、役に対応する図柄組合せが有効ラインに停止していない（役の非入賞であること）がわかる。

【1938】

2. 特別役の入賞時

次に、特別役の入賞時における停止図柄データ（_WK_STOP_PIC）の更新について説明する。

この例では、役抽選の結果、当選番号「26」に決定された遊技であって、左リール 3 1 の中段を図柄番号「16」の図柄が通過しているときに左ストップスイッチ 4 2 が操作され、その後、中リール 3 1 の中段を図柄番号「5」の図柄が通過しているときに中ストップスイッチ 4 2 が操作され、その後、右リール 3 1 の中段を図柄番号「7」の図柄が通過しているときに右ストップスイッチ 4 2 が操作されたことにより、R B A が入賞するものとし、

左リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：16（スイカ）

中リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：7（ベル B）

右リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：8（黒 B A R）

がそれぞれ停止するものとする。

この場合、有効ライン上の図柄組合せは、「青 B A R（18番）」－「青 B A R（8番）」－「黒 B A R（8番）」となる。

また、停止図柄データ（_WK_STOP_PIC）の初期値は、

停止図柄データ（第1群）（_WK_STOP_PIC1）：「11111111（B）」

停止図柄データ（第2群）（_WK_STOP_PIC2）：「11111111（B）」

停止図柄データ（第3群）（_WK_STOP_PIC3）：「11111111（B）」

停止図柄データ（第4群）（_WK_STOP_PIC4）：「00001111（B）」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「11111111（B）」

停止図柄データ（第6群）（_WK_STOP_PIC6）：「11111111（B）」

停止図柄データ（第7群）（_WK_STOP_PIC7）：「11111111（B）」

停止図柄データ（第8群）（_WK_STOP_PIC8）：「11111111（B）」

停止図柄データ（第9群）（_WK_STOP_PIC9）：「00000011（B）」

である。

【1939】

2-1. 左ストップスイッチ 4 2 の停止操作時

左ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図 195 において、ステップ S 1031 では、A レジスタ値（図柄制御番号）に「16（D）」が記憶される。

ステップ S 1032 では、B レジスタ（図柄群数）に「9」がセットされる。

1 回目のステップ S 1033 では、A レジスタには、アドレス「1238（H）」の図柄組合せデータ「00000010（B）」が記憶される。

ステップ S 1034 では、H L レジスタ値に「F0BF（H）」（停止図柄データ（第9群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップ S 1035 では、A レジスタ値「00000010（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「00000011（B）」）との A N D 演算を行う。これにより、停止図柄データ（第9群）（_WK_STOP_PIC9）は、「00000010（B）」となる。

ステップ S 1036 では、B レジスタ値が「8」に更新され、ステップ S 1033 に戻る。

【1940】

2 回目のステップ S 1033 では、A レジスタ（図柄組合せデータ）に「00000000（B）」が記憶される。これは、左リール 3 1 の図柄 8 群には、「青 B A R」が存在しないことを意味する（アドレス「1230（H）」参照）。

ステップS1034では、HLレジスタ値に「F0BE(H)」(停止図柄データ(第8群)(_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第8群)(_WK_STOP_PIC8)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【1941】

3回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。これは、左リール31の図柄7群には、「青BAR」が存在しないことを意味する(アドレス「122B(H)」参照)。

10

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1942】

4回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。これは、左リール31の図柄6群には、「青BAR」が存在しないことを意味する(アドレス「1224(H)」参照)。

20

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1943】

30

5回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。これは、左リール31の図柄5群には、「青BAR」が存在しないことを意味する(アドレス「1220(H)」参照)。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【1944】

40

6回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。これは、左リール31の図柄4群には、「青BAR」が存在しないことを意味する(アドレス「121B(H)」参照)。

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('00001111(B)')とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

50

ステップ S 1 0 3 6 では、B レジスタ値が「3」に更新され、ステップ S 1 0 3 3 に戻る。
【1945】

7 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 1 5 (H)」の図柄組合せデータ「0 0 0 0 0 0 0 1 (B)」が記憶される。これは、左リール 3 1 の図柄 3 群には、「青 B A R」として 1 B B が存在することを意味する。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 9 (H)」(停止図柄データ(第 3 群) (_WK_STOP_PIC3) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) («1 1 1 1 1 1 1 1 (B)») との A N D 演算を行う。これにより、停止図柄データ(第 3 群) (_WK_STOP_PIC3) は、「0 0 0 0 0 0 0 1 (B)」となる。

10

ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【1946】

8 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 1 2 (H)」の図柄組合せデータ「1 1 1 1 1 1 1 1 (B)」が記憶される。これは、左リール 3 1 の図柄 2 群には、「青 B A R」として R B I ~ R B P が存在することを意味する。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 8 (H)」(停止図柄データ(第 2 群) (_WK_STOP_PIC2) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「1 1 1 1 1 1 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) («1 1 1 1 1 1 1 1 (B)») との A N D 演算を行う。これにより、停止図柄データ(第 2 群) (_WK_STOP_PIC2) は、「1 1 1 1 1 1 1 1 (B)」となる。

20

ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【1947】

9 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 0 F (H)」の図柄組合せデータ「1 1 1 1 1 1 1 1 (B)」が記憶される。これは、左リール 3 1 の図柄 1 群には、「青 B A R」として R B A ~ R B H が存在することを意味する。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7 (H)」(停止図柄データ(第 1 群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「1 1 1 1 1 1 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) («1 1 1 1 1 1 1 1 (B)») との A N D 演算を行う。これにより、停止図柄データ(第 1 群) (_WK_STOP_PIC1) は、「1 1 1 1 1 1 1 1 (B)」となる。

30

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【1948】

以上の処理により、左ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ(第 1 群) (_WK_STOP_PIC1) : «1 1 1 1 1 1 1 1 (B)»

停止図柄データ(第 2 群) (_WK_STOP_PIC2) : «1 1 1 1 1 1 1 1 (B)»

40

停止図柄データ(第 3 群) (_WK_STOP_PIC3) : «0 0 0 0 0 0 0 1 (B)»

停止図柄データ(第 4 群) (_WK_STOP_PIC4) : «0 0 0 0 0 0 0 0 (B)»

停止図柄データ(第 5 群) (_WK_STOP_PIC5) : «0 0 0 0 0 0 0 0 (B)»

停止図柄データ(第 6 群) (_WK_STOP_PIC6) : «0 0 0 0 0 0 0 0 (B)»

停止図柄データ(第 7 群) (_WK_STOP_PIC7) : «0 0 0 0 0 0 0 0 (B)»

停止図柄データ(第 8 群) (_WK_STOP_PIC8) : «0 0 0 0 0 0 0 0 (B)»

停止図柄データ(第 9 群) (_WK_STOP_PIC9) : «0 0 0 0 0 0 1 0 (B)»

以上のことから、左リール 3 1 の停止時に有効ラインに「青 B A R」が停止するときは、図柄 1 群 ~ 図柄 3 群、及び図柄 9 群の図柄組合せの停止可能性を有するが、図柄 4 群 ~ 図柄 8 群の図柄組合せの停止可能性を有さないことがわかる。

50

【1949】

2-2. 中ストップスイッチ42の停止操作時

中ストップスイッチ42の停止操作時には、上述したように、

図柄制御番号（_BF_PICTURE）：7（ベルB）

有効ライン上に停止する図柄：「青BAR（8番）」

であるものとする。

この場合、中ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値（図柄制御番号）に「7」が記憶される。

ステップS1032では、Bレジスタ（図柄群数）に「9」がセットされる。

ステップS1033（1回目）では、Aレジスタ（図柄組合せデータ）には「00000000（B）」が記憶される。これは、中リール31の図柄9群には、「青BAR」が存在しないことを意味する（アドレス「128B（H）」参照）。

ステップS1034では、HLレジスタ値に「F0BF（H）」（停止図柄データ（第9群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「00000010（B）」）とのAND演算を行う。これにより、停止図柄データ（第9群）（_WK_STOP_PIC9）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。

【1950】

2回目のステップS1033では、Aレジスタには、アドレス「1283（H）」の図柄組合せデータ「00000111（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE（H）」（停止図柄データ（第8群）（_WK_STOP_PIC8）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000111（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC8）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第8群）（_WK_STOP_PIC8）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。

【1951】

3回目のステップS1033では、Aレジスタには、アドレス「1279（H）」の図柄組合せデータ「00010000（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD（H）」（停止図柄データ（第7群）（_WK_STOP_PIC7）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00010000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC7）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第7群）（_WK_STOP_PIC7）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。

【1952】

4回目のステップS1033では、Aレジスタには、アドレス「1271（H）」の図柄組合せデータ「10000000（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC（H）」（停止図柄データ（第6群）（_WK_STOP_PIC6）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「10000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC6）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第6群）（_WK_STOP_PIC6）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。

10

20

30

40

50

【1953】

5回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000（B）」が記憶される。これは、中リール31の図柄5群には、「青BAR」が存在しないことを意味する（アドレス「125A（H）」参照）。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC5）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第5群）（_WK_STOP_PIC5）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。

【1954】

6回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000（B）」が記憶される。これは、中リール31の図柄4群には、「青BAR」が存在しないことを意味する（アドレス「1255（H）」参照）。

ステップS1034では、HLレジスタ値に「F0BA（H）」（停止図柄データ（第4群）（_WK_STOP_PIC4）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC5）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第4群）（_WK_STOP_PIC4）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。

【1955】

7回目のステップS1033では、Aレジスタに、アドレス「124E（H）」の図柄組合せデータ「00000011（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9（H）」（停止図柄データ（第3群）（_WK_STOP_PIC3）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000011（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC3）（00000001（B）」）とのAND演算を行う。これにより、停止図柄データ（第3群）（_WK_STOP_PIC3）は、「00000001（B）」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。

【1956】

8回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000（B）」が記憶される。これは、中リール31の図柄2群には、「青BAR」が存在しないことを意味する（アドレス「1248（H）」参照）。

ステップS1034では、HLレジスタ値に「F0B8（H）」（停止図柄データ（第2群）（_WK_STOP_PIC2）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC2）（「11111111（B）」）とのAND演算を行う。これにより、停止図柄データ（第2群）（_WK_STOP_PIC2）は、「00000000（B）」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。

【1957】

9回目のステップS1033では、Aレジスタに、アドレス「1246（H）」の図柄組合せデータ「00001111（B）」が記憶される。これは、中リール31の第1群には、「青BAR」の図柄としてRBA～RBDが存在することを意味する。

ステップS1034では、HLレジスタ値に「F0B7（H）」（停止図柄データ（第1群）（_WK_STOP_PIC1）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00001111（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC1）（「11111111（B）」）とのAND演算を行う。これにより、停止図柄データ（第1群）（_WK_STOP_PIC1）は、「

10

20

30

40

50

0 0 0 0 1 1 1 1 (B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【1958】

以上の処理により、中ストップスイッチ42の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ(第1群) (_WK_STOP_PIC1) : 「0 0 0 0 1 1 1 1 (B)」

停止図柄データ(第2群) (_WK_STOP_PIC2) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第3群) (_WK_STOP_PIC3) : 「0 0 0 0 0 0 0 1 (B)」

停止図柄データ(第4群) (_WK_STOP_PIC4) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第5群) (_WK_STOP_PIC5) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第6群) (_WK_STOP_PIC6) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第7群) (_WK_STOP_PIC7) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第8群) (_WK_STOP_PIC8) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第9群) (_WK_STOP_PIC9) : 「0 0 0 0 0 0 0 0 (B)」

以上のことから、左リール31の停止時に有効ラインに「青BAR」が停止し、かつ、中リール31の停止時に有効ラインに「青BAR」が停止するときは、RBA~RBD、及び1BBに対応する図柄組合せの停止可能性を有することがわかる。

【1959】

2-3. 右ストップスイッチ42の停止操作時

右ストップスイッチ42の停止操作時には、上述したように、

図柄制御番号(_BF_PICTURE) : 8 (黒BAR)

有効ライン上に停止する図柄 : 「黒BAR (8番)」

であるものとする。

この場合、右ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値(図柄制御番号)に「8」が記憶される。

ステップS1032では、Bレジスタ(図柄群数)に「9」がセットされる。

ステップS1033(1回目)では、Aレジスタには、アドレス「12DC(H)」の図柄組合せデータ「0 0 0 0 0 0 0 1 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BF(H)」(停止図柄データ(第9群) (_WK_STOP_PIC9)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 0 0 0 0 1 (B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC9) (「0 0 0 0 0 0 0 0 (B)」)とのAND演算を行う。これにより、停止図柄データ(第9群) (_WK_STOP_PIC9)は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。

【1960】

2回目のステップS1033では、Aレジスタには、アドレス「12D4(H)」の図柄組合せデータ「0 0 0 1 0 0 0 1 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE(H)」(停止図柄データ(第8群) (_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 1 0 0 0 1 (B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8) (「0 0 0 0 0 0 0 0 (B)」)とのAND演算を行う。これにより、停止図柄データ(第8群) (_WK_STOP_PIC8)は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。

【1961】

3回目のステップS1033では、Aレジスタには、アドレス「12CB(H)」の図柄組合せデータ「0 1 1 0 0 0 0 0 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01100000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1962】

4回目のステップS1033では、Aレジスタには、アドレス「12C2(H)」の図柄組合せデータ「00001100(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00001100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1963】

5回目のステップS1033では、Aレジスタに、アドレス「12B8(H)」の図柄組合せデータ「10000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【1964】

6回目のステップS1033では、Aレジスタ(図柄組合せデータ)には「00000000(B)」が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【1965】

7回目のステップS1033では、Aレジスタに、アドレス「12A8(H)」の図柄組合せデータ「01000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC3)「00000001(B)」とのAND演算を行う。これにより、停止図柄データ(第3群)(_WK_STOP_PIC3)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。
【1966】

8回目のステップS1033では、Aレジスタに、アドレス「12A1(H)」の図柄組合せデータ「00011111(B)」が記憶される。これは、右リール31の図柄2群には、「黒BAR」の図柄として、RBI~RBMが存在することを意味する。

ステップS1034では、HLレジスタ値に「F0B8(H)」(停止図柄データ(第2

10

20

30

40

50

群) (_WK_STOP_PIC2) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 1 1 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 2 群) (_WK_STOP_PIC2) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【 1 9 6 7 】

9 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 9 B (H)」の図柄組合せデータ「0 0 0 1 0 0 0 1 (B)」が記憶される。右リール 3 1 の図柄 1 群には、「黒 B A R」の図柄として、R B A 又は R B E が存在することを意味する。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7 (H)」(停止図柄データ (第 1 群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 1 0 0 0 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「0 0 0 0 1 1 1 1 (B)」) との A N D 演算を行う。これにより、停止図柄データ (第 1 群) (_WK_STOP_PIC1) は、「0 0 0 0 0 0 0 1 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【 1 9 6 8 】

以上の処理により、右ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ (第 1 群) (_WK_STOP_PIC1) : 「0 0 0 0 0 0 0 1 (B)」

停止図柄データ (第 2 群) (_WK_STOP_PIC2) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 3 群) (_WK_STOP_PIC3) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 4 群) (_WK_STOP_PIC4) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 5 群) (_WK_STOP_PIC5) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 6 群) (_WK_STOP_PIC6) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 7 群) (_WK_STOP_PIC7) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 8 群) (_WK_STOP_PIC8) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ (第 9 群) (_WK_STOP_PIC9) : 「0 0 0 0 0 0 0 0 (B)」

以上のことから、左リール 3 1 の停止時に有効ラインに「青 B A R」が停止し、中リール 3 1 の停止時に有効ラインに「青 B A R」が停止し、かつ、右リール 3 1 の停止時に有効ラインに「黒 B A R」が停止するときは、R B A に対応する図柄組合せが有効ラインに停止することがわかる。

【 1 9 6 9 】

3. リプレイの入賞時

次に、リプレイの入賞時における停止図柄データ (_WK_STOP_PIC) の更新について説明する。

この例では、役抽選の結果、当選番号「1」に決定された遊技であって、左リール 3 1 の中段を図柄番号「1 1」の図柄が通過しているときに左ストップスイッチ 4 2 が操作され、その後、中リール 3 1 の中段を図柄番号「5」の図柄が通過しているときに中ストップスイッチ 4 2 が操作され、その後、右リール 3 1 の中段を図柄番号「2」の図柄が通過しているときに右ストップスイッチ 4 2 が操作されたことにより、リプレイ 0 1 が入賞するものとし、

左リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 1 3 (赤 7)

中リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 7 (ベル B)

右リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 4 (ベル A)

がそれぞれ停止するものとする。

この場合、有効ライン上の図柄組合せは、「リプレイ (1 5 番)」 - 「青 B A R (8 番)」 - 「ベル A (4 番)」となる。

また、停止図柄データ (_WK_STOP_PIC) の初期値は、

停止図柄データ (第1群) (_WK_STOP_PIC1) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第2群) (_WK_STOP_PIC2) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第3群) (_WK_STOP_PIC3) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第4群) (_WK_STOP_PIC4) : 「0 0 0 0 1 1 1 1 (B)」
 停止図柄データ (第5群) (_WK_STOP_PIC5) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第6群) (_WK_STOP_PIC6) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第7群) (_WK_STOP_PIC7) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第8群) (_WK_STOP_PIC8) : 「1 1 1 1 1 1 1 1 (B)」
 停止図柄データ (第9群) (_WK_STOP_PIC9) : 「0 0 0 0 0 0 1 1 (B)」

10

である。

【1970】

3-1. 左ストップスイッチ42の停止操作時

左ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値 (図柄制御番号) に「13 (D)」が記憶される。

ステップS1032では、Bレジスタ (図柄群数) に「9」がセットされる。

1回目のステップS1033では、Aレジスタ (図柄組合せデータ) には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BF (H)」 (停止図柄データ (第9群) (_WK_STOP_PIC9) のアドレス) が記憶される。

20

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「00000011 (B)」) とのAND演算を行う。これにより、停止図柄データ (第9群) (_WK_STOP_PIC9) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。

【1971】

2回目のステップS1033では、Aレジスタには、アドレス「1233 (H)」の図柄組合せデータ「11000001 (B)」が記憶される。これは、左リール31の図柄8群には、「リブレイ」図柄を有する役として、小役25、小役31、及び小役32が存在

30

することを意味する。

ステップS1034では、HLレジスタ値に「F0BE (H)」 (停止図柄データ (第8群) (_WK_STOP_PIC8) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「11000001 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC8) (「11111111 (B)」) とのAND演算を行う。これにより、停止図柄データ (第8群) (_WK_STOP_PIC8) は、「11000001 (B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。

【1972】

3回目のステップS1033では、Aレジスタには、アドレス「122E (H)」の図柄組合せデータ「11001100 (B)」が記憶される。これは、左リール31の図柄7群には、「リブレイ」図柄を有する役として、小役19、小役20、小役23、及び小役24が存在

40

することを意味する。

ステップS1034では、HLレジスタ値に「F0BD (H)」 (停止図柄データ (第7群) (_WK_STOP_PIC7) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「11001100 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC7) (初期値は、「11111111 (B)」) とのAND演算を行う。これにより、停止図柄データ (第7群) (_WK_STOP_PIC7) は、「11001100 (B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。

50

【1973】

4回目のステップS1033では、Aレジスタには、アドレス「1228(H)」の図柄組合せデータ「10100000(B)」が記憶される。これは、左リール31の図柄6群には、「リプレイ」図柄を有する役として、小役14及び小役16が存在することを意味する。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10100000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「10100000(B)」となる。

10

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。

【1974】

5回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)(初期値は、「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

20

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。

【1975】

6回目のステップS1033では、Aレジスタには、アドレス「121D(H)」の図柄組合せデータ「00000100(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC4)(00001111(B))とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000100(B)」となる。

30

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。

【1976】

7回目のステップS1033では、Aレジスタに、アドレス「1217(H)」の図柄組合せデータ「10000110(B)」が記憶される。これは、左リール31の図柄3群には、「リプレイ」図柄を有する役として、リプレイ01、リプレイ02、及びリプレイ07が存在することを意味する。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10000110(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC3)(「11111111(B)」)とのAND演算を行う。これにより、停止図柄データ(第3群)(_WK_STOP_PIC3)は、「10000110(B)」となる。

40

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。

【1977】

8回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B8(H)」(停止図柄データ(第2群)(_WK_STOP_PIC2)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値

50

が示すアドレスのデータ (_WK_STOP_PIC2) (「 1 1 1 1 1 1 1 1 (B) 」) との A N D 演算を行う。これにより、停止図柄データ (第 2 群) (_WK_STOP_PIC2) は、「 0 0 0 0 0 0 0 0 (B) 」となる。

ステップ S 1 0 3 6 では、Bレジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【 1 9 7 8 】

9 回目のステップ S 1 0 3 3 では、Aレジスタ (図柄組合せデータ) に「 0 0 0 0 0 0 0 0 (B) 」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「 F 0 B 7 (H) 」 (停止図柄データ (第 1 群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、Aレジスタ値「 0 0 0 0 0 0 0 0 (B) 」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「 1 1 1 1 1 1 1 1 (B) 」) との A N D 演算を行う。これにより、停止図柄データ (第 1 群) (_WK_STOP_PIC1) は、「 0 0 0 0 0 0 0 0 (B) 」となる。

ステップ S 1 0 3 6 では、Bレジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【 1 9 7 9 】

以上の処理により、左ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下のようになる。

停止図柄データ (第 1 群) (_WK_STOP_PIC1) : 「 0 0 0 0 0 0 0 0 (B) 」

停止図柄データ (第 2 群) (_WK_STOP_PIC2) : 「 0 0 0 0 0 0 0 0 (B) 」

停止図柄データ (第 3 群) (_WK_STOP_PIC3) : 「 1 0 0 0 0 1 1 0 (B) 」

停止図柄データ (第 4 群) (_WK_STOP_PIC4) : 「 0 0 0 0 0 1 0 0 (B) 」

停止図柄データ (第 5 群) (_WK_STOP_PIC5) : 「 0 0 0 0 0 0 0 0 (B) 」

停止図柄データ (第 6 群) (_WK_STOP_PIC6) : 「 1 0 1 0 0 0 0 0 (B) 」

停止図柄データ (第 7 群) (_WK_STOP_PIC7) : 「 1 1 0 0 1 1 0 0 (B) 」

停止図柄データ (第 8 群) (_WK_STOP_PIC8) : 「 1 1 0 0 0 0 0 1 (B) 」

停止図柄データ (第 9 群) (_WK_STOP_PIC9) : 「 0 0 0 0 0 0 0 0 (B) 」

【 1 9 8 0 】

3 - 2 . 中ストップスイッチ 4 2 の停止操作時

中ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 7 (ベル B)

有効ライン上に停止する図柄 : 「青 B A R (8 番) 」

であるものとする。

この場合、中ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図 1 9 5 において、ステップ S 1 0 3 1 では、Aレジスタ値 (図柄制御番号) に「7」が記憶される。

ステップ S 1 0 3 2 では、Bレジスタ (図柄群数) に「9」がセットされる。

1 回目のステップ S 1 0 3 3 では、Aレジスタ (図柄組合せデータ) には「 0 0 0 0 0 0 0 0 (B) 」が記憶される。これは、中リール 3 1 の図柄 9 群には、「青 B A R」が存在しないことを意味する (アドレス「 1 2 8 B (H) 」参照) 。

ステップ S 1 0 3 4 では、H L レジスタ値に「 F 0 B F (H) 」 (停止図柄データ (第 9 群) (_WK_STOP_PIC9) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、Aレジスタ値「 0 0 0 0 0 0 0 0 (B) 」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「 0 0 0 0 0 0 0 0 (B) 」) との A N D 演算を行う。これにより、停止図柄データ (第 9 群) (_WK_STOP_PIC9) は、「 0 0 0 0 0 0 0 0 (B) 」となる。

ステップ S 1 0 3 6 では、Bレジスタ値が「8」に更新され、ステップ S 1 0 3 3 に戻る。
【 1 9 8 1 】

2 回目のステップ S 1 0 3 3 では、Aレジスタには、アドレス「 1 2 8 3 (H) 」の図柄組合せデータ「 0 0 0 0 0 1 1 1 (B) 」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE(H)」(停止図柄データ(第8群)(_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000111(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8)('11000001(B)')とのAND演算を行う。これにより、停止図柄データ(第8群)(_WK_STOP_PIC8)は、「00000001(B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【1982】

3回目のステップS1033では、Aレジスタには、アドレス「1279(H)」の図柄組合せデータ「00010000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00010000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)('11001100(B)')とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1983】

4回目のステップS1033では、Aレジスタには、アドレス「1271(H)」の図柄組合せデータ「10000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)('10100000(B)')とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「10000000(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1984】

5回目のステップS1033では、Aレジスタ(図柄組合せデータ)には「00000000(B)」が記憶される。これは、中リール31の図柄5群には、「青BAR」が存在しないことを意味する(アドレス「125A(H)」参照)。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【1985】

6回目のステップS1033では、Aレジスタ(図柄組合せデータ)には「00000000(B)」が記憶される。これは、中リール31の図柄4群には、「青BAR」が存在しないことを意味する(アドレス「1255(H)」参照)。

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC4)('00000100(B)')とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【1986】

7回目のステップS1033では、Aレジスタに、アドレス「124E(H)」の図柄組合せデータ「00000011(B)」が記憶される。

10

20

30

40

50

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 9 (H)」(停止図柄データ(第 3 群) (_WK_STOP_PIC3) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (「1 0 0 0 0 1 1 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ(第 3 群) (_WK_STOP_PIC3) は、「0 0 0 0 0 0 1 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 8 7】

8 回目のステップ S 1 0 3 3 では、A レジスタ(図柄組合せデータ)には「0 0 0 0 0 0 0 0 (B)」が記憶される。これは、中リール 3 1 の図柄 2 群には、「青 B A R」が存在しないことを意味する(アドレス「1 2 4 8 (H)」参照)。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 8 (H)」(停止図柄データ(第 2 群) (_WK_STOP_PIC2) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ(第 2 群) (_WK_STOP_PIC2) は、「0 0 0 0 0 0 0 0 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【1 9 8 8】

9 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 4 6 (H)」の図柄組合せデータ「0 0 0 0 1 1 1 1 (B)」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7 (H)」(停止図柄データ(第 1 群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 1 1 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「0 0 0 0 0 0 0 0 (B)」) との A N D 演算を行う。これにより、停止図柄データ(第 1 群) (_WK_STOP_PIC1) は、「0 0 0 0 1 1 1 1 (B)」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【1 9 8 9】

以上の処理により、中ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下のようになる。

停止図柄データ(第 1 群) (_WK_STOP_PIC1) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 2 群) (_WK_STOP_PIC2) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 3 群) (_WK_STOP_PIC3) : 「0 0 0 0 0 0 1 0 (B)」

停止図柄データ(第 4 群) (_WK_STOP_PIC4) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 5 群) (_WK_STOP_PIC5) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 6 群) (_WK_STOP_PIC6) : 「1 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 7 群) (_WK_STOP_PIC7) : 「0 0 0 0 0 0 0 0 (B)」

停止図柄データ(第 8 群) (_WK_STOP_PIC8) : 「0 0 0 0 0 0 0 1 (B)」

停止図柄データ(第 9 群) (_WK_STOP_PIC9) : 「0 0 0 0 0 0 0 0 (B)」

よって、第 2 停止時点で、入賞可能性を有する役は、リプレイ 0 1、小役 1 6、及び小役 2 5 となる。

【1 9 9 0】

3-3. 右ストップスイッチ 4 2 の停止操作時

右ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 4 (ベル A)

有効ライン上に停止する図柄 : 「ベル A (4 番)」

であるものとする。

この場合、右ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値（図柄制御番号）に「4」が記憶される。

ステップS1032では、Bレジスタ（図柄群数）に「9」がセットされる。

1回目のステップS1033では、Aレジスタには、アドレス「12DE（H）」の図柄組合せデータ「00000010（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BF（H）」（停止図柄データ（第9群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000010（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第9群）（_WK_STOP_PIC9）は、「00000000（B）」となる。

10

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。
【1991】

2回目のステップS1033では、Aレジスタには、アドレス「12D7（H）」の図柄組合せデータ「00001000（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE（H）」（停止図柄データ（第8群）（_WK_STOP_PIC8）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00001000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC8）（「00000001（B）」）とのAND演算を行う。これにより、停止図柄データ（第8群）（_WK_STOP_PIC8）は、「00000000（B）」となる。

20

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【1992】

3回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD（H）」（停止図柄データ（第7群）（_WK_STOP_PIC7）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC7）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第7群）（_WK_STOP_PIC7）は、「00000000（B）」となる。

30

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【1993】

4回目のステップS1033では、Aレジスタには、アドレス「12C4（H）」の図柄組合せデータ「00001100（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC（H）」（停止図柄データ（第6群）（_WK_STOP_PIC6）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00001100（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC6）（「10000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第6群）（_WK_STOP_PIC6）は、「00000000（B）」となる。

40

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【1994】

5回目のステップS1033では、Aレジスタに、アドレス「12BA（H）」の図柄組合せデータ「00001101（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB（H）」（停止図柄データ（第5群）（_WK_STOP_PIC5）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00001101（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC5）（「00000000（B）」）とのAND演算を行う。これにより、停止図柄データ（第5群）（_WK_STOP_PIC5）は、「

50

00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。

【1995】

6回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000 (B)」が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC4）（「00000000 (B)」）とのAND演算を行う。これにより、停止図柄データ（第4群）（_WK_STOP_PIC4）は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。

【1996】

7回目のステップS1033では、Aレジスタに、アドレス「12AB (H)」の図柄組合せデータ「10100010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9 (H)」（停止図柄データ（第3群）（_WK_STOP_PIC3）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「10100010 (B)」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC3）（「00000010 (B)」）とのAND演算を行う。これにより、停止図柄データ（第3群）（_WK_STOP_PIC3）は、「00000010 (B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。

【1997】

8回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B8 (H)」（停止図柄データ（第2群）（_WK_STOP_PIC2）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC2）（「00000000 (B)」）とのAND演算を行う。これにより、停止図柄データ（第2群）（_WK_STOP_PIC2）は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。

【1998】

9回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B7 (H)」（停止図柄データ（第1群）（_WK_STOP_PIC1）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC1）（「00000000 (B)」）とのAND演算を行う。これにより、停止図柄データ（第1群）（_WK_STOP_PIC1）は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【1999】

以上の処理により、右ストップスイッチ42の停止操作時における停止図柄データは、以下になる。

停止図柄データ（第1群）（_WK_STOP_PIC1）：「00000000 (B)」

停止図柄データ（第2群）（_WK_STOP_PIC2）：「00000000 (B)」

停止図柄データ（第3群）（_WK_STOP_PIC3）：「00000010 (B)」

停止図柄データ（第4群）（_WK_STOP_PIC4）：「00000000 (B)」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「00000000 (B)」

停止図柄データ（第6群）（_WK_STOP_PIC6）：「00000000 (B)」

10

20

30

40

50

停止図柄データ（第7群）（_WK_STOP_PIC7）：「00000000（B）」

停止図柄データ（第8群）（_WK_STOP_PIC8）：「00000000（B）」

停止図柄データ（第9群）（_WK_STOP_PIC9）：「00000000（B）」

以上のことから、左リール31の停止時に有効ラインに「リプレイ」が停止し、中リール31の停止時に有効ラインに「青BAR」が停止し、かつ、右リール31の停止時に有効ラインに「ベルA」が停止するときは、リプレイ01に対応する図柄組合せが有効ラインに停止することがわかる。

【2000】

次に、「4. 小役の入賞時（押し順ベル当選時の押し順正解時）」を説明するにあたり、押し順ベル当選時のリール停止制御について説明する。

ここでは、役抽選の結果、当選番号「10」に決定された場合を例に挙げて説明する。

第25実施形態で引用する第23実施形態では、押し順ベル（当選番号「10」～「21」）当選時は、いずれも、「PB=1」で小役が入賞し、取りこぼしは生じないように設定されている。

一般に、当選番号「10」のように、払出し枚数が異なる複数の小役が重複当選したときのリール31の停止制御としては、以下の方法が挙げられる。

第1優先として、当選している図柄組合せを構成する（当該リール31の）図柄のすべてを有効ラインに停止可能であるときは、その位置でリール31を停止させる。

【2001】

次に、当選している図柄組合せを構成する図柄のすべてを有効ラインに停止させることができないとき（第1優先を採用することができないとき）は、第2優先として、「枚数優先」又は「個数優先」のいずれかによりリール31を停止制御する。

ここで、「枚数優先」とは、重複当選している役の図柄組合せのうち、払出し枚数の最も多い図柄組合せを構成する当該リール31の図柄を優先して有効ラインに停止させる（引き込む）ことをいう。このため、当選番号「10」の当選時には、小役01が払出し枚数の最も多い（15枚の）図柄組合せに相当する。

一方、「個数優先」とは、有効ラインに停止可能となる図柄組合せ数が最も多くなるように、当該リール31の図柄を有効ラインに停止させることをいう。

本実施形態では、有効ライン数は1本であるので、当選しているすべての役に対応する図柄組合せを有効ラインに停止させること（第1優先）ができないので、枚数優先又は個数優先によりリール31を停止制御する。

そして、押し順ベル当選時において、押し順正解時は枚数優先でリール31を停止制御し、押し順不正解時は個数優先でリール31を停止制御する。

【2002】

小役A1条件装置作動時の遊技（1BB遊技中）で、左第一停止であるときは、この時点で押し順正解であるので、有効ライン（上段）に「スイカ」を停止させる。図114に示すように、左リール31の「スイカ」は、5図柄間隔の4個配置（以下、「PB=1」配置と称する。）であるので、いずれのタイミングで左ストップスイッチ42が操作されても「PB=1」で「スイカ」を上段に停止させることができる。

【2003】

次に、中第二停止であるときは、この時点で押し順正解であるので、有効ライン（中段）に「チェリー」を停止させる。図114に示すように、中リール31の「チェリー」は、「PB=1」配置であるので、いずれのタイミングで中ストップスイッチ42が操作されても「PB=1」で「チェリー」を中段に停止させることができる。

さらに次に、右第三停止であるときは、押し順正解であるので、有効ライン（下段）に「ベルA」を停止させる。図114に示すように、右リール31の「ベルA」は、「PB=1」配置であるので、いずれのタイミングで右ストップスイッチ42が操作されても「PB=1」で「ベルA」を下段に停止させることができる。

【2004】

一方、左第一停止後、右第二停止であるときは、この時点で押し順不正解となるので、左

10

20

30

40

50

リール 3 1 の図柄が「スイカ」であり、かつ、小役 A 1 条件装置に含まれる当選役（小役 0 1 を除く）のいずれかを有効ラインに停止させる。

図 1 2 4 に示すように、小役 A 1 条件装置に含まれる当選役（小役 0 1 を除く）は、

小役 1 3 : 「赤 7」－「ベル A」－「ベル A／ベル B」

小役 1 4 : 「リプレイ」－「ベル A」－「ベル A／ベル B」

小役 1 5 : 「黒 B A R」－「ベル A」－「ベル B」

小役 1 6 : 「リプレイ」－「青 B A R／黒 B A R／赤 7／特図上」－「青 B A R」

小役 1 7 : 「スイカ」－「赤 7／リプレイ」－「リプレイ」

である。

【2005】

よって、左リール 3 1 の図柄が「スイカ」である小役 1 7 を停止させる。

図 1 1 4 に示すように、右リール 3 1 の「リプレイ」は、「PB = 1」配置であるので、いずれのタイミングで右ストップスイッチ 4 2 が操作されても「PB = 1」で「リプレイ」を下段に停止させることができる。

さらに次に、中第三停止時には、有効ライン（中段）に「赤 7／リプレイ」を停止させる。図 1 1 4 に示すように、中リール 3 1 の「リプレイ」は、「PB = 1」配置であるので、いずれのタイミングで中ストップスイッチ 4 2 が操作されても「PB = 1」で「リプレイ」を中段に停止させることができるので、「リプレイ」を有効ラインに停止させると定めることが挙げられる。よって、小役 1 7 を入賞させることができる。なお、「赤 7」を有効ラインに停止可能なタイミングで中ストップスイッチ 4 2 が操作されたときは、「赤 7」を有効ラインに停止させてもよいのはもちろんである。

【2006】

これに対し、小役 A 1 条件装置作動時の遊技（1 B B 遊技中）で、中第一停止であるときは、この時点で押し順不正解となるので、有効ライン（中段）には、小役 1 3 ～小役 1 7 に係るいずれかの図柄を停止させる。この場合には、個数優先の実行により、「ベル A」を有効ラインに停止させる。中リール 3 1 の「ベル A」は、「PB = 1」配置であるので、いずれのタイミングで中ストップスイッチ 4 2 が操作されても「PB = 1」で「ベル A」を中段に停止させることができる。

次に、左第二停止であるときは、「赤 7」、「リプレイ」及び「黒 B A R」は各 1 個ずつ設けられているので優劣はなく、いずれか 1 つに定めることができる。そこで、「PB = 1」配置となっている「リプレイ」を有効ライン（上段）に停止させる。

次に、右第三停止では、「ベル A／ベル B」を有効ライン（下段）に停止させる。右リール 3 1 については、「ベル A」と「ベル B」のいずれも「PB = 1」配置であるので、いずれを停止させてもよい。

【2007】

一方、中第一停止後、右第二停止であるときは、個数優先によって「ベル B」を下段に停止させる。上述したように、右リール 3 1 の「ベル B」は、「PB = 1」配置である。

さらに、左第三停止時には、「赤 7」、「リプレイ」又は「黒 B A R」のいずれかを停止させる。たとえば、「PB = 1」配置となっている「リプレイ」を停止させるように定めることが挙げられる。なお、「赤 7」又は「黒 B A R」が有効ラインに停止可能なタイミングで左ストップスイッチ 4 2 が操作されたときは、それぞれ「赤 7」又は「黒 B A R」を有効ラインに停止させてもよいのはもちろんである。

【2008】

また、小役 A 1 条件装置作動時の遊技（1 B B 遊技中）で、右第一停止であるときは、この時点で押し順不正解となるので、有効ライン（下段）には、小役 1 3 ～小役 1 7 に係るいずれかの図柄を停止させる。この場合には、個数優先の実行により、「ベル B」を有効ラインに停止させる。

次に、左第二停止であるときは、「赤 7」、「リプレイ」又は「黒 B A R」のいずれかを停止させる。この場合、上記と同様に、「PB = 1」配置となっている「リプレイ」を有効ライン（上段）に停止させると定めることが挙げられる。

そして、中第三停止時には、「ベル A」を有効ライン（中段）に停止させる。

一方、右第一停止の後、中第二停止であるときは、「ベル A」を有効ライン（中段）に停止させる。

次に、左第三停止時には、「赤 7」、「リプレイ」又は「黒 B A R」のいずれかを停止させる。この場合、上記と同様に、「P B = 1」配置となっている「リプレイ」を有効ライン（上段）に停止させると定めることが挙げられる。

【2009】

以上のようにして、1 B B 遊技中の小役 A 1 条件装置作動時には、

押し順 1 2 3：小役 0 1 入賞（15 枚）

押し順 1 3 2：小役 1 7 入賞（3 枚）

押し順 2 1 3：小役 1 4 入賞（3 枚）

押し順 2 3 1：小役 1 4 入賞（3 枚）

押し順 3 1 2：小役 1 4 入賞（3 枚）

押し順 3 2 1：小役 1 4 入賞（3 枚）

となる。

【2010】

また、通常遊技中（非特別遊技中）に当選番号「10」に当選したときは、正解押し順を有さないので、個数優先によりリール 3 1 を停止制御する。

たとえば通常遊技中に当選番号「10」に当選し、押し順「1 2 3」でストップスイッチ 4 2 が操作されたときは、左第一停止時には、個数優先により「リプレイ」を有効ライン（上段）に停止させる。

次に、中第二停止時には、「ベル A」、「青 B A R／黒 B A R／赤 7／特図上」のいずれかを停止させる。ここで、小役 1 6 に係る「青 B A R／黒 B A R／赤 7／特図上」を有効ラインに停止させると、右リール 3 1 の停止時に、「青 B A R」が「P B ≠ 1」配置となるため、有効ラインに停止させることができないおそれがある。そこで、中第二停止時には、「ベル A」を有効ライン（中段）に停止させる。

次に、右第三停止時には、「ベル A／ベル B」を有効ライン（下段）に停止させる。これにより、小役 1 4 の入賞となる。

【2011】

4. 小役の入賞時（押し順ベル当選時の押し順正解時）

次に、小役が入賞する際の各ストップスイッチ 4 2 の停止操作時における停止図柄データ（_WK_STOP_PIC）の更新について説明する。

この例では、図 1 2 4 において、1 B B 遊技中に当選番号「10」に当選し、小役 A 1 条件装置が作動する遊技において、正解押し順「1 2 3」でストップスイッチが操作され、15 枚役である小役 0 1 が入賞するものとする。

また、左リール 3 1 の中段を図柄番号「8」の図柄が通過しているときに左ストップスイッチ 4 2 が操作され、その後、中リール 3 1 の中段を図柄番号「8」の図柄が通過しているときに中ストップスイッチ 4 2 が操作され、その後、右リール 3 1 の中段を図柄番号「2」の図柄が通過しているときに右ストップスイッチ 4 2 が操作されたことにより、

左リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：9（ベル A）

中リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：10（ベル A）

右リール 3 1 の停止時の図柄制御番号（_BF_PICTURE）：4（ベル A）

がそれぞれ停止するものとする。

この場合、有効ライン上の図柄組合せは、「スイカ（11 番）」－「チェリー（11 番）」－「ベル A（4 番）」となる。

また、停止図柄データ（_WK_STOP_PIC）の初期値は、

停止図柄データ（第 1 群）（_WK_STOP_PIC1）：「1 1 1 1 1 1 1 1（B）」

停止図柄データ（第 2 群）（_WK_STOP_PIC2）：「1 1 1 1 1 1 1 1（B）」

停止図柄データ（第 3 群）（_WK_STOP_PIC3）：「1 1 1 1 1 1 1 1（B）」

停止図柄データ（第 4 群）（_WK_STOP_PIC4）：「0 0 0 0 1 1 1 1（B）」

停止図柄データ（第5群）（_WK_STOP_PIC5）：「1 1 1 1 1 1 1 1（B）」
 停止図柄データ（第6群）（_WK_STOP_PIC6）：「1 1 1 1 1 1 1 1（B）」
 停止図柄データ（第7群）（_WK_STOP_PIC7）：「1 1 1 1 1 1 1 1（B）」
 停止図柄データ（第8群）（_WK_STOP_PIC8）：「1 1 1 1 1 1 1 1（B）」
 停止図柄データ（第9群）（_WK_STOP_PIC9）：「0 0 0 0 0 0 1 1（B）」
 である。

【2012】

4-1. 左ストップスイッチ42の停止操作時

左ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値（図柄制御番号）に「9（D）」が記憶される。

ステップS1032では、Bレジスタ（図柄群数）に「9」がセットされる。

1回目のステップS1033では、Aレジスタ（図柄組合せデータ）には「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BF（H）」（停止図柄データ（第9群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 0 0 0 0 0（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「0 0 0 0 0 0 1 1（B）」）とのAND演算を行う。これにより、停止図柄データ（第9群）（_WK_STOP_PIC9）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。

【2013】

2回目のステップS1033では、Aレジスタには、アドレス「1234（H）」の図柄組合せデータ「0 0 0 1 1 0 1 0（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE（H）」（停止図柄データ（第8群）（_WK_STOP_PIC8）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 1 1 0 1 0（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC8）（「1 1 1 1 1 1 1 1（B）」）とのAND演算を行う。これにより、停止図柄データ（第8群）（_WK_STOP_PIC8）は、「0 0 0 1 1 0 1 0（B）」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。

【2014】

3回目のステップS1033では、Aレジスタには、アドレス「122F（H）」の図柄組合せデータ「0 0 0 0 0 0 1 1（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD（H）」（停止図柄データ（第7群）（_WK_STOP_PIC7）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 0 0 0 1 1（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC7）（「1 1 1 1 1 1 1 1（B）」）とのAND演算を行う。これにより、停止図柄データ（第7群）（_WK_STOP_PIC7）は、「0 0 0 0 0 0 1 1（B）」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。

【2015】

4回目のステップS1033では、Aレジスタには、アドレス「122A（H）」の図柄組合せデータ「0 0 0 0 0 0 1 0（B）」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC（H）」（停止図柄データ（第6群）（_WK_STOP_PIC6）のアドレス）が記憶される。

ステップS1035では、Aレジスタ値「0 0 0 0 0 0 1 0（B）」と、HLレジスタ値が示すアドレスのデータ（_WK_STOP_PIC6）（初期値は、「1 1 1 1 1 1 1 1（B）」）とのAND演算を行う。これにより、停止図柄データ（第6群）（_WK_STOP_PIC6）は、「0 0 0 0 0 0 1 0（B）」となる。

10

20

30

40

50

ステップ S 1 0 3 6 では、B レジスタ値が「5」に更新され、ステップ S 1 0 3 3 に戻る。
【2016】
5 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス 1 2 2 3 (H) の図柄組合せデータ「1 1 0 0 1 0 1 1 (B)」が記憶される。
ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B B (H)」(停止図柄データ(第 5 群) (_WK_STOP_PIC5) のアドレス) が記憶される。
ステップ S 1 0 3 5 では、A レジスタ値「1 1 0 0 1 0 1 1 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (初期値は、「1 1 1 1 1 1 1 1 (B)」) との AND 演算を行う。これにより、停止図柄データ(第 5 群) (_WK_STOP_PIC5) は、「1 1 0 0 1 0 1 1 (B)」となる。
ステップ S 1 0 3 6 では、B レジスタ値が「4」に更新され、ステップ S 1 0 3 3 に戻る。
【2017】
6 回目のステップ S 1 0 3 3 では、A レジスタ(図柄組合せデータ)には「0 0 0 0 0 0 0 0 (B)」が記憶される。
ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B A (H)」(停止図柄データ(第 4 群) (_WK_STOP_PIC4) のアドレス) が記憶される。
ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC4) (0 0 0 0 1 1 1 1 (B)) との AND 演算を行う。これにより、停止図柄データ(第 4 群) (_WK_STOP_PIC4) は、「0 0 0 0 0 0 0 0 (B)」となる。
ステップ S 1 0 3 6 では、B レジスタ値が「3」に更新され、ステップ S 1 0 3 3 に戻る。
【2018】
7 回目のステップ S 1 0 3 3 では、A レジスタに、アドレス「1 2 1 9 (H)」の図柄組合せデータ「0 1 0 0 0 0 0 0 (B)」が記憶される。
ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 9 (H)」(停止図柄データ(第 3 群) (_WK_STOP_PIC3) のアドレス) が記憶される。
ステップ S 1 0 3 5 では、A レジスタ値「0 1 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (「1 1 1 1 1 1 1 1 (B)」) との AND 演算を行う。これにより、停止図柄データ(第 3 群) (_WK_STOP_PIC3) は、「0 1 0 0 0 0 0 0 (B)」となる。
ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【2019】
8 回目のステップ S 1 0 3 3 では、A レジスタ(図柄組合せデータ)に「0 0 0 0 0 0 0 0 (B)」が記憶される。
ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 8 (H)」(停止図柄データ(第 2 群) (_WK_STOP_PIC2) のアドレス) が記憶される。
ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「1 1 1 1 1 1 1 1 (B)」) との AND 演算を行う。これにより、停止図柄データ(第 2 群) (_WK_STOP_PIC2) は、「0 0 0 0 0 0 0 0 (B)」となる。
ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【2020】
9 回目のステップ S 1 0 3 3 では、A レジスタ(図柄組合せデータ)に「0 0 0 0 0 0 0 0 (B)」が記憶される。
ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7 (H)」(停止図柄データ(第 1 群) (_WK_STOP_PIC1) のアドレス) が記憶される。
ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0 (B)」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「1 1 1 1 1 1 1 1 (B)」) との AND 演算を行う。これにより、停止図柄データ(第 1 群) (_WK_STOP_PIC1) は、「0 0 0 0 0 0 0 0 (B)」となる。

10

20

30

40

50

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【2 0 2 1】

以上の処理により、左ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下になる。

停止図柄データ（第 1 群）（_WK_STOP_PIC1）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 2 群）（_WK_STOP_PIC2）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 3 群）（_WK_STOP_PIC3）：「0 1 0 0 0 0 0 0（B）」

停止図柄データ（第 4 群）（_WK_STOP_PIC4）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 5 群）（_WK_STOP_PIC5）：「1 1 0 0 1 0 1 1（B）」

停止図柄データ（第 6 群）（_WK_STOP_PIC6）：「0 0 0 0 0 0 1 0（B）」

停止図柄データ（第 7 群）（_WK_STOP_PIC7）：「0 0 0 0 0 0 1 1（B）」

停止図柄データ（第 8 群）（_WK_STOP_PIC8）：「0 0 0 1 1 0 1 0（B）」

停止図柄データ（第 9 群）（_WK_STOP_PIC9）：「0 0 0 0 0 0 0 0（B）」

【2 0 2 2】

4-2. 中ストップスイッチ 4 2 の停止操作時

中ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号（_BF_PICTURE）：1 0（ベル A）

有効ライン上に停止する図柄：「チェリー（1 1 番）」

であるものとする。

この場合、中ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図 1 9 5 において、ステップ S 1 0 3 1 では、A レジスタ値（図柄制御番号）に「1 0（D）」が記憶される。

ステップ S 1 0 3 2 では、B レジスタ（図柄群数）に「9」がセットされる。

1 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 8 E（H）」の図柄組合せデータ「0 0 0 0 0 0 0 1（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B F（H）」（停止図柄データ（第 9 群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 1（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 9 群）（_WK_STOP_PIC9）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「8」に更新され、ステップ S 1 0 3 3 に戻る。

【2 0 2 3】

2 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 8 9（H）」の図柄組合せデータ「0 0 1 1 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B E（H）」（停止図柄データ（第 8 群）（_WK_STOP_PIC8）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 1 1 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC8）（「0 0 0 1 1 0 1 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 8 群）（_WK_STOP_PIC8）は、「0 0 0 1 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「7」に更新され、ステップ S 1 0 3 3 に戻る。

【2 0 2 4】

3 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 7 F（H）」の図柄組合せデータ「0 0 0 0 0 0 1 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B D（H）」（停止図柄データ（第 7 群）（_WK_STOP_PIC7）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 1 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC7）（「0 0 0 0 0 0 1 1（B）」）との A

10

20

30

40

50

N D 演算を行う。これにより、停止図柄データ（第 7 群）（_WK_STOP_PIC7）は、「0 0 0 0 0 0 1 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「6」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 2 5】

4 回目のステップ S 1 0 3 3 では、A レジスタ（図柄組合せデータ）には「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B C（H）」（停止図柄データ（第 6 群）（_WK_STOP_PIC6）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC6）（「0 0 0 0 0 0 1 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 6 群）（_WK_STOP_PIC6）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「5」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 2 6】

5 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 5 E（H）」の図柄組合せデータ「0 1 0 0 0 0 0 1（B）」が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 1 0 0 0 0 0 1（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC5）（「1 1 0 0 1 0 1 1（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 5 群）（_WK_STOP_PIC5）は、「0 1 0 0 0 0 0 1（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「4」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 2 7】

6 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 5 9（H）」の図柄組合せデータ「0 0 0 0 0 1 1 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B A（H）」（停止図柄データ（第 4 群）（_WK_STOP_PIC4）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 1 1 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC4）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 4 群）（_WK_STOP_PIC4）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「3」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 2 8】

7 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 5 3（H）」の図柄組合せデータ「0 0 0 1 1 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 9（H）」（停止図柄データ（第 3 群）（_WK_STOP_PIC3）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 1 1 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC3）（「0 1 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 3 群）（_WK_STOP_PIC3）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 2 9】

8 回目のステップ S 1 0 3 3 では、A レジスタ（図柄組合せデータ）には「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 8（H）」（停止図柄データ（第 2 群）（_WK_STOP_PIC2）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC2）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 2 群）（_WK_STOP_PIC2）は、「0 0 0 0 0 0 0 0（B）」となる。

10

20

30

40

50

ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【2030】

9 回目のステップ S 1 0 3 3 では、A レジスタ（図柄組合せデータ）に「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7（H）」（停止図柄データ（第 1 群）（_WK_STOP_PIC1）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC1）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 1 群）（_WK_STOP_PIC1）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【2031】

以上の処理により、中ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ（第 1 群）（_WK_STOP_PIC1）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 2 群）（_WK_STOP_PIC2）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 3 群）（_WK_STOP_PIC3）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 4 群）（_WK_STOP_PIC4）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 5 群）（_WK_STOP_PIC5）：「0 1 0 0 0 0 0 1（B）」

停止図柄データ（第 6 群）（_WK_STOP_PIC6）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 7 群）（_WK_STOP_PIC7）：「0 0 0 0 0 0 1 0（B）」

停止図柄データ（第 8 群）（_WK_STOP_PIC8）：「0 0 0 1 0 0 0 0（B）」

停止図柄データ（第 9 群）（_WK_STOP_PIC9）：「0 0 0 0 0 0 0 0（B）」

よって、第 2 停止操作時に、入賞可能性を有する役は、小役 0 1、小役 0 7、小役 1 8、及び小役 2 9 となる。

【2032】

4-3. 右ストップスイッチ 4 2 の停止操作時

右ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号（_BF_PICTURE）：4（ベル A）

有効ライン上に停止する図柄：「ベル A（4 番）」

であるものとする。

この場合、右ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図 1 9 5 において、ステップ S 1 0 3 1 では、A レジスタ値（図柄制御番号）に「4」が記憶される。

ステップ S 1 0 3 2 では、B レジスタ（図柄群数）に「9」がセットされる。

1 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 D E（H）」の図柄組合せデータ「0 0 0 0 0 0 1 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B F（H）」（停止図柄データ（第 9 群）（_WK_STOP_PIC9）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 1 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC9）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 9 群）（_WK_STOP_PIC9）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「8」に更新され、ステップ S 1 0 3 3 に戻る。

【2033】

2 回目のステップ S 1 0 3 3 では、A レジスタには、アドレス「1 2 D 7（H）」の図柄組合せデータ「0 0 0 0 1 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B E（H）」（停止図柄データ（第 8 群）（_WK_STOP_PIC8）のアドレス）が記憶される。

10

20

30

40

50

ステップS1035では、Aレジスタ値「00001000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC8) (「00010000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第8群) (_WK_STOP_PIC8) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【2034】

3回目のステップS1033では、Aレジスタ (図柄組合せデータ) には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD (H)」 (停止図柄データ (第7群) (_WK_STOP_PIC7) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC7) (「00000010 (B)」)とのAND演算を行う。これにより、停止図柄データ (第7群) (_WK_STOP_PIC7) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【2035】

4回目のステップS1033では、Aレジスタには、アドレス「12C4 (H)」の図柄組合せデータ「00001100 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC (H)」 (停止図柄データ (第6群) (_WK_STOP_PIC6) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00001100 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC6) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第6群) (_WK_STOP_PIC6) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【2036】

5回目のステップS1033では、Aレジスタには、アドレス「12BA (H)」の図柄組合せデータ「00001101 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB (H)」 (停止図柄データ (第5群) (_WK_STOP_PIC5) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00001101 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC5) (「01000001 (B)」)とのAND演算を行う。これにより、停止図柄データ (第5群) (_WK_STOP_PIC5) は、「00000001 (B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【2037】

6回目のステップS1033では、Aレジスタ (図柄組合せデータ) には「00000000 (B)」が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC4) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第4群) (_WK_STOP_PIC4) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【2038】

7回目のステップS1033では、Aレジスタには、アドレス「12AB (H)」の図柄組合せデータ「10100010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9 (H)」 (停止図柄データ (第3群) (_WK_STOP_PIC3) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「10100010 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (「00000000 (B)」)とのA

10

20

30

40

50

N D 演算を行う。これにより、停止図柄データ（第 3 群）（_WK_STOP_PIC3）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「2」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 3 9】

8 回目のステップ S 1 0 3 3 では、A レジスタ（図柄組合せデータ）には「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 8（H）」（停止図柄データ（第 2 群）（_WK_STOP_PIC2）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC2）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 2 群）（_WK_STOP_PIC2）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「1」に更新され、ステップ S 1 0 3 3 に戻る。
【2 0 4 0】

9 回目のステップ S 1 0 3 3 では、A レジスタ（図柄組合せデータ）には「0 0 0 0 0 0 0 0（B）」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「F 0 B 7（H）」（停止図柄データ（第 1 群）（_WK_STOP_PIC1）のアドレス）が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「0 0 0 0 0 0 0 0（B）」と、H L レジスタ値が示すアドレスのデータ（_WK_STOP_PIC1）（「0 0 0 0 0 0 0 0（B）」）との A N D 演算を行う。これにより、停止図柄データ（第 1 群）（_WK_STOP_PIC1）は、「0 0 0 0 0 0 0 0（B）」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「0」に更新され、「Y e s」と判断されるので、停止図柄セットを終了する。

【2 0 4 1】

以上の処理により、右ストップスイッチ 4 2 の停止操作時における停止図柄データは、以下のようになる。

停止図柄データ（第 1 群）（_WK_STOP_PIC1）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 2 群）（_WK_STOP_PIC2）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 3 群）（_WK_STOP_PIC3）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 4 群）（_WK_STOP_PIC4）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 5 群）（_WK_STOP_PIC5）：「0 0 0 0 0 0 0 1（B）」

停止図柄データ（第 6 群）（_WK_STOP_PIC6）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 7 群）（_WK_STOP_PIC7）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 8 群）（_WK_STOP_PIC8）：「0 0 0 0 0 0 0 0（B）」

停止図柄データ（第 9 群）（_WK_STOP_PIC9）：「0 0 0 0 0 0 0 0（B）」

以上のことから、左リール 3 1 の停止時に有効ラインに「スイカ」が停止し、中リール 3 1 の停止時に有効ラインに「チェリー」が停止し、かつ、右リール 3 1 の停止時に有効ラインに「ベル A」が停止するときは、小役 0 1 に対応する図柄組合せが有効ラインに停止することがわかる。

【2 0 4 2】

5．小役の入賞時（押し順ベル当選時の押し順不正解時）

この例では、図 1 2 4 において、1 B B 遊技の一般遊技中に当選番号「1 0」に決定され、小役 A 1 条件装置が作動する遊技において、不正解押し順「3 2 1」でストップスイッチが操作され、上記例のように 3 枚役である小役 1 4 の図柄組合せ「リプレイ」－「ベル A」－「ベル B」が入賞するものとする。

また、左リール 3 1 の中段を図柄番号「1」の図柄が通過しているときに左ストップスイッチ 4 2 が操作され、中リール 3 1 の中段を図柄番号「7」の図柄が通過しているときに中ストップスイッチ 4 2 が操作され、右リール 3 1 の中段を図柄番号「1 9」の図柄が通過しているときに右ストップスイッチ 4 2 が操作されたことにより（押し順は、右→中→

10

20

30

40

50

左)、

左リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 3 (黒 B A R)

中リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 9 (リプレイ)

右リール 3 1 の停止時の図柄制御番号 (_BF_PICTURE) : 0 (ベル B)

がそれぞれ停止するものとする。

この場合、有効ライン上の図柄組合せは、「リプレイ (5 番) 」 - 「ベル A (1 0 番) 」
- 「ベル B (0 番) 」となる。

また、停止図柄データ (_WK_STOP_PIC) の初期値は、

停止図柄データ (第 1 群) (_WK_STOP_PIC1) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 2 群) (_WK_STOP_PIC2) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 3 群) (_WK_STOP_PIC3) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 4 群) (_WK_STOP_PIC4) : 「 0 0 0 0 1 1 1 1 (B) 」

停止図柄データ (第 5 群) (_WK_STOP_PIC5) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 6 群) (_WK_STOP_PIC6) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 7 群) (_WK_STOP_PIC7) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 8 群) (_WK_STOP_PIC8) : 「 1 1 1 1 1 1 1 1 (B) 」

停止図柄データ (第 9 群) (_WK_STOP_PIC9) : 「 0 0 0 0 0 0 1 1 (B) 」

である。

【 2 0 4 3 】

5 - 1 . 右ストップスイッチ 4 2 の停止操作時

右ストップスイッチ 4 2 の停止操作時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 0 (ベル B)

有効ライン上に停止する図柄 : 「ベル B (0 番) 」

であるものとする。

この場合、右ストップスイッチ 4 2 の停止操作時には、以下のように処理が進められる。

図 1 9 5 において、ステップ S 1 0 3 1 では、A レジスタ値 (図柄制御番号) に「 0 」が記憶される。

ステップ S 1 0 3 2 では、B レジスタ (図柄群数) に「 9 」がセットされる。

1 回目のステップ S 1 0 3 3 では、A レジスタ (図柄組合せデータ) には「 0 0 0 0 0 0 0 0 (B) 」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「 F 0 B F (H) 」 (停止図柄データ (第 9 群) (_WK_STOP_PIC9) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「 0 0 0 0 0 0 0 0 (B) 」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「 0 0 0 0 0 0 1 1 (B) 」) との A N D 演算を行う。これにより、停止図柄データ (第 9 群) (_WK_STOP_PIC9) は、「 0 0 0 0 0 0 0 0 (B) 」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「 8 」に更新され、ステップ S 1 0 3 3 に戻る。

【 2 0 4 4 】

2 回目のステップ S 1 0 3 3 では、A レジスタ (図柄組合せデータ) には、「 0 0 0 0 0 0 0 0 (B) 」が記憶される。

ステップ S 1 0 3 4 では、H L レジスタ値に「 F 0 B E (H) 」 (停止図柄データ (第 8 群) (_WK_STOP_PIC8) のアドレス) が記憶される。

ステップ S 1 0 3 5 では、A レジスタ値「 0 0 0 0 0 0 0 0 (B) 」と、H L レジスタ値が示すアドレスのデータ (_WK_STOP_PIC8) (「 1 1 1 1 1 1 1 1 (B) 」) との A N D 演算を行う。これにより、停止図柄データ (第 8 群) (_WK_STOP_PIC8) は、「 0 0 0 0 0 0 0 0 (B) 」となる。

ステップ S 1 0 3 6 では、B レジスタ値が「 7 」に更新され、ステップ S 1 0 3 3 に戻る。

【 2 0 4 5 】

3 回目のステップ S 1 0 3 3 では、A レジスタ (図柄組合せデータ) には、「 0 0 0 0 0 0 0 0 (B) 」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【2046】

4回目のステップS1033では、Aレジスタには、アドレス「12C5(H)」の図柄組合せデータ「01110011(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「0」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「01110011(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【2047】

5回目のステップS1033では、Aレジスタには、アドレス「12BB(H)」の図柄組合せデータ「01000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は「01000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【2048】

6回目のステップS1033では、Aレジスタには、アドレス「12B3(H)」の図柄組合せデータ「00000100(B)」が記憶される。

ステップS1035では、Aレジスタ値「00000100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC4)('00011111(B)')とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000100(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【2049】

7回目のステップS1033では、Aレジスタには、アドレス「12AC(H)」の図柄組合せデータ「00011000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00011000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC3)('11111111(B)')とのAND演算を行う。これにより、停止図柄データ(第3群)(_WK_STOP_PIC3)は、「00011000(B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。
【2050】

8回目のステップS1033では、Aレジスタ(図柄組合せデータ)には「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B8(H)」(停止図柄データ(第2群)(_WK_STOP_PIC2)のアドレス)が記憶される。

10

20

30

40

50

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「11111111 (B)」)とのAND演算を行う。これにより、停止図柄データ (第2群) (_WK_STOP_PIC2) は「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。
【2051】

9回目のステップS1033では、Aレジスタ (図柄組合せデータ) には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B7 (H)」 (停止図柄データ (第1群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「11111111 (B)」)とのAND演算を行う。これにより、停止図柄データ (第1群) (_WK_STOP_PIC1) は「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【2052】

以上の処理により、右ストップスイッチ42の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ (第1群) (_WK_STOP_PIC1) : 「00000000 (B)」

停止図柄データ (第2群) (_WK_STOP_PIC2) : 「00000000 (B)」

停止図柄データ (第3群) (_WK_STOP_PIC3) : 「00011000 (B)」

停止図柄データ (第4群) (_WK_STOP_PIC4) : 「00000100 (B)」

停止図柄データ (第5群) (_WK_STOP_PIC5) : 「01000000 (B)」

停止図柄データ (第6群) (_WK_STOP_PIC6) : 「01110011 (B)」

停止図柄データ (第7群) (_WK_STOP_PIC7) : 「00000000 (B)」

停止図柄データ (第8群) (_WK_STOP_PIC8) : 「00000000 (B)」

停止図柄データ (第9群) (_WK_STOP_PIC9) : 「00000000 (B)」

【2053】

5-2. 中ストップスイッチ42の停止操作時

中リール31の停止時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 9 (リプレイ)

有効ライン上に停止する図柄 : 「ベルA (10番)」

であるものとする。

この場合、中ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値 (図柄制御番号) に「8 (D)」が記憶される。

ステップS1032では、Bレジスタ (図柄群数) に「9」がセットされる。

1回目のステップS1033では、Aレジスタには、アドレス「128D (H)」の図柄組合せデータ「00000010 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BF (H)」 (停止図柄データ (第9群) (_WK_STOP_PIC9) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000010 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC9) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第9群) (_WK_STOP_PIC9) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。
【2054】

2回目のステップS1033では、Aレジスタには、アドレス「1286 (H)」の図柄組合せデータ「11000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE(H)」(停止図柄データ(第8群)(_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「11000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第8群)(_WK_STOP_PIC8)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【2055】

3回目のステップS1033では、Aレジスタには、アドレス「127D(H)」の図柄組合せデータ「01100100(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01100100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【2056】

4回目のステップS1033では、Aレジスタには、アドレス「1275(H)」の図柄組合せデータ「01111011(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「01111011(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)('01110011(B)')とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「01110011(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【2057】

5回目のステップS1033では、Aレジスタには、アドレス「125D(H)」の図柄組合せデータ「10101110(B)」が記憶される。

ステップS1035では、Aレジスタ値「10101110(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('01000000(B)')とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【2058】

6回目のステップS1033では、Aレジスタ(図柄組合せデータ)には、「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC4)('00000100(B)')とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【2059】

7回目のステップS1033では、Aレジスタ(図柄組合せデータ)に、「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

10

20

30

40

50

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC3) (「00011000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第3群) (_WK_STOP_PIC3) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。
【2060】

8回目のステップS1033では、Aレジスタ (図柄組合せデータ) には「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B8 (H)」 (停止図柄データ (第2群) (_WK_STOP_PIC2) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC2) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第2群) (_WK_STOP_PIC2) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。
【2061】

9回目のステップS1033では、Aレジスタ (図柄組合せデータ) に「00000000 (B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B7 (H)」 (停止図柄データ (第1群) (_WK_STOP_PIC1) のアドレス) が記憶される。

ステップS1035では、Aレジスタ値「00000000 (B)」と、HLレジスタ値が示すアドレスのデータ (_WK_STOP_PIC1) (「00000000 (B)」)とのAND演算を行う。これにより、停止図柄データ (第1群) (_WK_STOP_PIC1) は、「00000000 (B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【2062】

以上の処理により、中ストップスイッチ42の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ (第1群) (_WK_STOP_PIC1) : 「00000000 (B)」

停止図柄データ (第2群) (_WK_STOP_PIC2) : 「00000000 (B)」

停止図柄データ (第3群) (_WK_STOP_PIC3) : 「00000000 (B)」

停止図柄データ (第4群) (_WK_STOP_PIC4) : 「00000000 (B)」

停止図柄データ (第5群) (_WK_STOP_PIC5) : 「00000000 (B)」

停止図柄データ (第6群) (_WK_STOP_PIC6) : 「01110011 (B)」

停止図柄データ (第7群) (_WK_STOP_PIC7) : 「00000000 (B)」

停止図柄データ (第8群) (_WK_STOP_PIC8) : 「00000000 (B)」

停止図柄データ (第9群) (_WK_STOP_PIC9) : 「00000000 (B)」

【2063】

5-3. 左ストップスイッチ42の停止操作時

左ストップスイッチ42の停止操作時には、上述したように、

図柄制御番号 (_BF_PICTURE) : 3 (黒BAR)

有効ライン上に停止する図柄 : 「リプレイ (5番)」

であるものとする。

この場合、左ストップスイッチ42の停止操作時には、以下のように処理が進められる。

図195において、ステップS1031では、Aレジスタ値 (図柄制御番号) に「3 (D)」が記憶される。

ステップS1032では、Bレジスタ (図柄群数) に「9」がセットされる。

ステップS1033 (1回目) では、Aレジスタ (図柄組合せデータ) には、「00000000 (B)」が記憶される。

10

20

30

40

50

ステップS1034では、HLレジスタ値に「F0BF(H)」(停止図柄データ(第9群)(_WK_STOP_PIC9)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC9)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第9群)(_WK_STOP_PIC9)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「8」に更新され、ステップS1033に戻る。
【2064】

2回目のステップS1033では、Aレジスタには、アドレス「1233(H)」の図柄組合せデータ「11000001(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BE(H)」(停止図柄データ(第8群)(_WK_STOP_PIC8)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「11000001(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC8)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第8群)(_WK_STOP_PIC8)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「7」に更新され、ステップS1033に戻る。
【2065】

3回目のステップS1033では、Aレジスタには、アドレス「122E(H)」の図柄組合せデータ「11001100(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BD(H)」(停止図柄データ(第7群)(_WK_STOP_PIC7)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「11001100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC7)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第7群)(_WK_STOP_PIC7)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「6」に更新され、ステップS1033に戻る。
【2066】

4回目のステップS1033では、Aレジスタには、アドレス「1228(H)」の図柄組合せデータ「10100000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BC(H)」(停止図柄データ(第6群)(_WK_STOP_PIC6)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10100000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC6)('01110011(B)')とのAND演算を行う。これにより、停止図柄データ(第6群)(_WK_STOP_PIC6)は、「00100000(B)」となる。

ステップS1036では、Bレジスタ値が「5」に更新され、ステップS1033に戻る。
【2067】

5回目のステップS1033では、Aレジスタ(図柄組合せデータ)には、「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0BB(H)」(停止図柄データ(第5群)(_WK_STOP_PIC5)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC5)('00000000(B)')とのAND演算を行う。これにより、停止図柄データ(第5群)(_WK_STOP_PIC5)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「4」に更新され、ステップS1033に戻る。
【2068】

6回目のステップS1033では、Aレジスタには、アドレス「121D(H)」の図柄組合せデータ「00000100(B)」が記憶される。

10

20

30

40

50

ステップS1034では、HLレジスタ値に「F0BA(H)」(停止図柄データ(第4群)(_WK_STOP_PIC4)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000100(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC4)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第4群)(_WK_STOP_PIC4)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「3」に更新され、ステップS1033に戻る。
【2069】

7回目のステップS1033では、Aレジスタに、アドレス「1217(H)」の図柄組合せデータ「10000110(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B9(H)」(停止図柄データ(第3群)(_WK_STOP_PIC3)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「10000110(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC3)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第3群)(_WK_STOP_PIC3)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「2」に更新され、ステップS1033に戻る。
【2070】

8回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B8(H)」(停止図柄データ(第2群)(_WK_STOP_PIC2)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC2)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第2群)(_WK_STOP_PIC2)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「1」に更新され、ステップS1033に戻る。
【2071】

9回目のステップS1033では、Aレジスタ(図柄組合せデータ)に「00000000(B)」が記憶される。

ステップS1034では、HLレジスタ値に「F0B7(H)」(停止図柄データ(第1群)(_WK_STOP_PIC1)のアドレス)が記憶される。

ステップS1035では、Aレジスタ値「00000000(B)」と、HLレジスタ値が示すアドレスのデータ(_WK_STOP_PIC1)「00000000(B)」とのAND演算を行う。これにより、停止図柄データ(第1群)(_WK_STOP_PIC1)は、「00000000(B)」となる。

ステップS1036では、Bレジスタ値が「0」に更新され、「Yes」と判断されるので、停止図柄セットを終了する。

【2072】

以上の処理により、左ストップスイッチ42の停止操作時における停止図柄データは、以下ようになる。

停止図柄データ(第1群)(_WK_STOP_PIC1):「00000000(B)」
 停止図柄データ(第2群)(_WK_STOP_PIC2):「00000000(B)」
 停止図柄データ(第3群)(_WK_STOP_PIC3):「00000000(B)」
 停止図柄データ(第4群)(_WK_STOP_PIC4):「00000000(B)」
 停止図柄データ(第5群)(_WK_STOP_PIC5):「00000000(B)」
 停止図柄データ(第6群)(_WK_STOP_PIC6):「00100000(B)」
 停止図柄データ(第7群)(_WK_STOP_PIC7):「00000000(B)」
 停止図柄データ(第8群)(_WK_STOP_PIC8):「00000000(B)」
 停止図柄データ(第9群)(_WK_STOP_PIC9):「00000000(B)」

10

20

30

40

50

よって、小役 14 が入賞していることを示すデータとなる。

【2073】

以上のように停止図柄データが定まるようにしたことにより、電源断が発生しても、電源断から復帰した後に、すでに記憶している停止図柄データを用いて遊技を正しく再開することができる。

たとえば、図 194 に示すように、停止位置を決定することに決まったとき（ステップ S1017 で「Yes」となったとき）から、停止位置を決定し、停止図柄データの更新（図 195 のステップ S1035）を含む処理（図 194 のステップ S1024 の停止図柄セット）が完了するまでの間に電源断処理が実行される電圧（たとえば、9.2V。以下同じ。）まで低下した場合（なお、通常は 12V の電圧が印加されている。）であっても、（割込み待ち処理によって）割込み処理が実行されないように構成されているため、電源断処理が実行される前に、停止位置の決定や停止図柄データの更新がなされる。したがって、当該処理後に電源断処理が実行され、決定した停止位置にリール 31 が停止しなかった場合であっても、停止図柄データはすでに更新されているので、その後に電源が復帰した場合に、正常な払出し処理が実行可能となる。

【2074】

また、全リール 31 が定速回転している状況下において、複数のストップスイッチ 42 が同時に操作された場合であっても、一つのストップスイッチ 42 の操作しか受け付けないようにしているので、たとえば停止位置を決定することに決まったとき（図 194 のステップ S1017 で「Yes」となったとき）から、停止位置を決定し、停止図柄データの更新（図 195 のステップ S1035）を含む処理（図 194 のステップ S1024 の停止図柄セット）が完了するまでの間に電源断処理が実行される電圧まで低下したときに、決定した停止位置にリール 31 が停止しなかった場合であっても、当該リール 31 は 1 つだけであるので、複数のリール 31 が決定した停止位置に停止しないという状況を回避することが可能となる。

【2075】

さらにまた、たとえば全リール 31 が定速回転している状況下で、左リール 31 に対応するストップスイッチ 42 が操作された後に電源断が発生し、電源断処理が実行された場合であっても、停止図柄データは更新されていることから、電源断復帰後は、電源断発生前の停止図柄データを用いて、中リール 31 の停止操作及び右リール 31 の停止操作に基づいて、停止図柄データの更新を再開することができる（遊技を再開することができる）。

【2076】

ここで、一般的に、1つのレジスタに保持できるデータは、1バイトデータであり、遊技機（メイン制御基板 50）の 1チップマイクロプロセッサ（Z80）で使用可能な汎用レジスタは 7 種類である。このように、汎用レジスタの種類を超えた停止図柄データの個数（本実施形態では 9 個）を有する図柄組合せデータを保持するためには、停止図柄データを RWM53 に記憶しておくことが必要である。

停止図柄データを汎用レジスタに記憶した場合には、電源断が発生し、その後に電源復帰した場合には、停止図柄データ（汎用レジスタに記憶した値）はクリアされる（初期値に設定される。たとえば「0」にされる。）。このため、停止図柄データを汎用レジスタに記憶した場合において、たとえば左リール 31 に対応するストップスイッチ 42 が操作された後に電源断が発生し、電源断処理が実行された場合には、電源復帰後に、遊技が再開できなくなる可能性が高くなる。

また、停止図柄データを RWM53 に記憶した場合には、ストップスイッチ 42 の停止操作ごとに停止図柄データを更新していくため、開発段階において、停止操作ごとに停止位置が正しいか否かを RWM53 の停止図柄データを検査することによって確認可能となる。

【2077】

以上のようにして、有効ラインに停止する図柄組合せが特定されると、停止図柄データに基づいて、払出し枚数を決定する。

図 200 は、1ライン表示判定（M_LINE_JUDGE）を示すフローチャートである。この

10

20

30

40

50

処理は、全リール 3 1 が停止した後、払出し処理の前に実行される。たとえば、図 1 3 9 中、ステップ S 2 9 1 の処理に相当する。

この処理により、停止図柄データ (_WK_STOP_PIC) から、払出し枚数が決定される。図 2 0 0 において、ステップ S 1 1 0 1 では、払出し枚数テーブルをセットする。この処理は、H L レジスタに、図 1 9 3 で示した払出し枚数テーブル (TBL_WIN_CTL) の先頭アドレス「1 4 0 0 (H)」を記憶する処理である。

【 2 0 7 8 】

次にステップ S 1 1 0 2 に進み、停止図柄データ 5 (「5」は、第 5 群を意味する。) R WM アドレスをセットする。この処理は、D E レジスタに、停止図柄データ (第 5 群) (_WK_STOP_PIC5) のアドレス「F 0 B B (H)」を記憶する処理である。

本実施形態では、停止図柄データ (第 1 群) ~ 停止図柄データ (第 4 群) には、入賞時に払出しを有する役は存在せず、停止図柄データ (第 5 群) ~ 停止図柄データ (第 9 群) へのみ、入賞時に払出しを有する役が存在する。このため、停止図柄データ (第 5 群) ~ 停止図柄データ (第 9 群) のいずれかのビットが「1」であるか否かを判断するために、初期値として、停止図柄データ (第 5 群) (_WK_STOP_PIC5) のアドレスをセットする。

【 2 0 7 9 】

次にステップ S 1 1 0 3 に進み、指定データ取得 (M_SEL DAT_SET) を実行する。この処理は、後述する図 2 0 1 に示す処理であり、払出し枚数テーブル (TBL_WIN_CTL) から払出し数に対応する指定データを特定する処理である。

次にステップ S 1 1 0 4 に進み、払出し枚数データを保存する。ここで、ステップ S 1 1 0 3 の処理の終了時には、A レジスタに、払出し枚数に相当する値が記憶されている。このため、この処理は、A レジスタ値を、アドレス「F 0 2 3 (H)」の払出し枚数データ (_NB_PAY_MEDAL) に記憶する処理である。

次にステップ S 1 1 0 5 に進み、払出し枚数バッファを保存する。この処理は、A レジスタ値を、アドレス「F 0 2 4 (H)」の払出し枚数データバッファ (_BF_PAY_MEDAL) に記憶する処理である。そして、本フローチャートによる処理を終了する。

【 2 0 8 0 】

図 2 0 1 は、図 2 0 0 のステップ S 1 1 0 3 における指定データ取得 (M_SEL DAT_SET) を示すフローチャートである。図 2 0 1 では、参考として、図 1 9 3 で示した払出し枚数テーブル (TBL_WIN_CTL) を併せて図示している。

図 2 0 1 において、ステップ S 1 1 1 1 では、検査回数をセットする。この処理は、H L レジスタ値が示すアドレスに記憶されているデータを B レジスタに記憶する処理である。H L レジスタ値は「1 4 0 0 (H)」であり、アドレス「1 4 0 0 (H)」に記憶されているデータは「6 (H)」であるので、B レジスタには「6 (H)」が記憶される。

払出し枚数の検査を行う際には、

1 回目：停止図柄データ (第 5 群) (_WK_STOP_PIC5) の 1 5 枚役 (1 1 1 1 1 1 1 1 (B))

2 回目：停止図柄データ (第 6 群) (_WK_STOP_PIC6) の 1 5 枚役 (0 0 0 0 1 1 1 1 (B))

3 回目：停止図柄データ (第 6 群) (_WK_STOP_PIC6) の 3 枚役 (1 1 1 1 0 0 0 0 (B))

4 回目：停止図柄データ (第 7 群) (_WK_STOP_PIC7) の 3 枚役 (1 1 1 1 1 1 1 1 (B))

5 回目：停止図柄データ (第 8 群) (_WK_STOP_PIC8) の 1 枚役 (1 1 1 1 1 1 1 1 (B))

6 回目：停止図柄データ (第 9 群) (_WK_STOP_PIC9) の 1 枚役 (0 0 0 0 0 0 1 1 (B))

に分けて最大で 6 回検査を行うため、検査回数を「6」に設定している。

【 2 0 8 1 】

次のステップ S 1 1 1 2 では、テーブルアドレスを更新する。この処理は、H L レジスタ

値に「1」を加算し、「1」加算後の値をHLレジスタ値とする。これにより、HLレジスタ値は「1401(H)」となる。

次にステップS1113に進み、テーブルデータを取得する。この処理は、HLレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する処理である。1回目のステップS1113では、HLレジスタ値は「1401(H)」であるので、アドレス「1401(H)」に記憶されているデータである「0*32+15」(実際には、「00001111(B)»)をAレジスタに記憶する。

次にステップS1114に進み、Aレジスタ値を「32(D)」で除算する。そして、商をAレジスタに記憶し、余りをCレジスタに記憶する。これにより、1回目は、Aレジスタ値「0」、Cレジスタ値「15(D)」となる。このCレジスタ値が、入賞役があった場合の払出し枚数に相当する。

【2082】

次にステップS1115に進み、RWMデータを取得する。ここでは、以下の処理を実行する。

(1) DEレジスタ値(停止図柄データのアドレス値)にAレジスタに加算し、加算した結果をDEレジスタ値とする。

(2) DEレジスタ値が示すアドレスに記憶されているデータをAレジスタに記憶する。したがって、1回目のステップS1115では、DEレジスタ値は、図200のステップS1102で記憶された「F0BB(H)」であり、Aレジスタ値は「0」であるので、加算後のDEレジスタ値は「F0BB(H)」である。

次に、「F0BB(H)」が示すアドレスに記憶されているデータ(停止図柄データ(第5群))(_WK_STOP_PIC5)をたとえば「00000001(B)」とすると、Aレジスタ値は「00000001(B)」となる。

【2083】

次にステップS1116に進み、テーブルアドレスを更新する。ここでは、以下の処理を実行する。

(1) HLレジスタ値に「1」を加算し、「1」加算後の結果をHLレジスタ値とする。1回目のステップS1116では、この処理前のHLレジスタ値は「1401(H)」であるので、「1」加算により、HLレジスタ値は「1402(H)」となる。

(2) Aレジスタ値と、HLレジスタ値が示すアドレスに記憶されている値とのAND(論理積)を行う。AND演算を行った結果、「0」であった場合には、ゼロフラグが「1」となり、「0」でない場合には、ゼロフラグが「1」とならない。

ここで、アドレス「1402(H)」に記憶された値「@_PIC5」は、停止図柄データ(第5群)の全ビットを「1」にした値に相当する(図176参照)。したがって、この値と、Aレジスタ値(停止図柄データ(第5群))(_WK_STOP_PIC5)の実際の値)とをAND演算すれば、第5群のいずれかの役が入賞しているか否かを判定可能となる。

【2084】

次にステップS1117に進み、取得データをセットする。この処理は、Cレジスタ値をAレジスタに記憶する処理である。

次のステップS1118では、指定データがあるか否かを判断する。ここでは、(ステップS1116の演算の結果、)ゼロフラグが「1」でない場合には、指定データがあると判断する。指定データがあると判断したときは本フローチャートによる処理を終了し、指定データがないと判断したときはステップS1119に進む。

【2085】

ステップS1119では、検査回数を終了したか否かを判断する。この処理は、Bレジスタ値を「1」減算した結果、「0」でない場合には「No」(検査回数を終了してしない)と判断する。検査回数を終了したと判断したときはステップS1120に進み、検査回数を終了していないと判断したときはステップS1112に戻る。

ステップS1120では、取得データなしをセットする。この処理は、Bレジスタ値をAレジスタ値に記憶する処理である。そして本フローチャートによる処理を終了する。

10

20

30

40

50

ここで、ステップ S 1 1 2 0 に進んだときは、検査回数を終了しているので、Bレジスタ値は「0」となっている。よって、Aレジスタ値が「0」となる。このAレジスタ値が払出し枚数に相当する。このように、払出し枚数がない図柄組合せが停止表示した場合には、検査回数のデータ「0」を流用して、払出枚数データを記憶することが可能となる。

【2086】

次に、図200に示す1ライン表示判定を、具体例を挙げて説明する。

この例では、小役19が入賞（小役19に対応する図柄組合せが停止）しているものとする。

したがって、1ライン表示判定が実行される前は、

停止図柄データ（第5群）（_WK_STOP_PIC5）：00000000（B）

10

停止図柄データ（第6群）（_WK_STOP_PIC6）：00000000（B）

停止図柄データ（第7群）（_WK_STOP_PIC7）：00000100（B）

停止図柄データ（第8群）（_WK_STOP_PIC8）：00000000（B）

停止図柄データ（第9群）（_WK_STOP_PIC9）：00000000（B）

となっている。

なお、モータ32の不具合や電源断により、実際に有効ライン上に停止している図柄組合せが小役19に対応する図柄組合せと異なる図柄組合せであっても、停止図柄データ（第7群）（_WK_STOP_PIC7）に記憶されているデータは「00000100（B）」となっているため、小役19に対応した払出し制御を実行可能としている。

【2087】

20

この場合、図200のステップ S 1 1 0 1（払出し枚数テーブルセット）では、HLレジスタ値に「1400（H）」を記憶する。

ステップ S 1 1 0 2（停止図柄データ5 RWMアドレスセット）では、DEレジスタ値に「F0BB（H）」を記憶する。

ステップ S 1 1 0 3（指定データ取得）に進むと、図201のステップ S 1 1 1 1（検査回数セット）に進み、Bレジスタ値に「6」を記憶する。

次のステップ S 1 1 1 2（テーブルアドレス更新）では、HLレジスタ値を「1401（H）」に更新する。

次のステップ S 1 1 1 3（テーブルデータ取得）では、Aレジスタに、アドレス「1401（H）」に記憶されているデータ「15（D）」を記憶する。

30

【2088】

次のステップ S 1 1 1 4（除算）では、Aレジスタ値「15（D）」を「32（D）」で除算し、商「0」をAレジスタに記憶し、余り「15（D）」をCレジスタに記憶する。次のステップ S 1 1 1 5（RWMデータ取得）では、DEレジスタ値「F0BB（H）」にAレジスタ値「0」を加算するので、DEレジスタ値は「F0BB（H）」のままとなる。

次に、アドレス「F0BB（H）」に記憶されているデータ（停止図柄データ（第5群）（_WK_STOP_PIC5））「00000000（B）」をAレジスタに記憶する。

【2089】

次のステップ S 1 1 1 6（テーブルアドレス更新）では、HLレジスタ値を「1402（H）」に更新する。

40

また、Aレジスタ値「00000000（B）」とHLレジスタ値「1402（H）」が示すアドレスに記憶されている値「11111111（B）」とのAND（論理積）を行う。これにより、ゼロフラグが「1」となる。

ステップ S 1 1 1 7（取得データセット）では、Cレジスタ値「15（D）」をAレジスタに記憶する。

ステップ S 1 1 1 8（指定データあり？）では、ゼロフラグが「1」であるので「No」と判断され、ステップ S 1 1 1 9に進む。

ステップ S 1 1 1 9（検査回数終了？）では、Bレジスタ値から「1」を減算し、「5」に更新する。そして、Bレジスタ値は「0」でないので「No」と判断され、ステップ S

50

1 1 1 2に戻る。

【2090】

ステップS 1 1 1 2（2回目）（テーブルアドレス更新）では、HLレジスタ値を「1 4 0 3（H）」にする。

次のステップS 1 1 1 3（テーブルデータ取得）では、Aレジスタに、アドレス「1 4 0 3（H）」に記憶されているデータ「4 7（D）」を記憶する。

ステップS 1 1 1 4（除算）では、Aレジスタ値「4 7（D）」を「3 2（D）」で除算する。その結果、商「1（D）」をAレジスタに記憶し、余り「1 5（D）」をCレジスタに記憶する。

ステップS 1 1 1 5（RWMデータ取得）では、DEレジスタ値「F 0 B B（H）」にAレジスタ値「1（H）」を加算し、DEレジスタ値を「F 0 B C（H）」にする。

そして、「F 0 B C（H）」に記憶されているデータ（停止図柄データ（第6群）のデータ「0 0 0 0 0 0 0 0（B）」）をAレジスタに記憶する。

【2091】

ステップS 1 1 1 6（テーブルアドレス更新）では、HLレジスタ値を「1 4 0 4（H）」に更新する。

また、Aレジスタ値「0 0 0 0 0 0 0 0（B）」とHLレジスタ値が示すアドレス「1 4 0 4（H）」に記憶されている値「0 0 0 0 1 1 1 1（B）」とのAND（論理積）を行う。これにより、ゼロフラグが「1」となる。

ステップS 1 1 1 7（取得データセット）では、Cレジスタ値「1 5（D）」をAレジスタに記憶する。

ステップS 1 1 1 8（指定データあり？）では、ゼロフラグが「1」であるので「No」と判断され、ステップS 1 1 1 9に進む。

ステップS 1 1 1 9（検査回数終了？）では、Bレジスタ値を「1」減算し、「4」に更新する。そして、Bレジスタ値は「0」でないので「No」と判断され、ステップS 1 1 1 2に戻る。

【2092】

ステップS 1 1 1 2（3回目）（テーブルアドレス更新）では、HLレジスタ値を「1 4 0 5（H）」に更新する。

次のステップS 1 1 1 3（テーブルデータ取得）では、Aレジスタに、アドレス「1 4 0 5（H）」に記憶されているデータ「3（D）」を記憶する。

ステップS 1 1 1 4（除算）では、「3（D）」を「3 2（D）」で除算する。その結果、商「0」をAレジスタに記憶し、余り「3（D）」をCレジスタに記憶する。

ステップS 1 1 1 5（RWMデータ取得）では、DEレジスタ値「F 0 B C（H）」にAレジスタ値「0（H）」を加算し、DEレジスタ値を「F 0 B C（H）」とする。

そして、「F 0 B C（H）」に記憶されているデータ（停止図柄データ（第6群）のデータ「0 0 0 0 0 0 0 0（B）」）をAレジスタに記憶する。

【2093】

ステップS 1 1 1 6（テーブルアドレス更新）では、HLレジスタ値を「1 4 0 6（H）」に更新する。

また、Aレジスタ値「0 0 0 0 0 0 0 0（B）」と、HLレジスタ値が示すアドレス「1 4 0 6（H）」に記憶されている値「1 1 1 1 0 0 0 0（B）」とのAND（論理積）を行う。これにより、ゼロフラグが「1」となる。

ステップS 1 1 1 7では、Cレジスタ値「3（D）」をAレジスタに記憶する。

ステップS 1 1 1 8では、ゼロフラグが「1」であるので「No」と判断され、ステップS 1 1 1 9に進む。

ステップS 1 1 1 9では、Bレジスタ値を「1」減算し、「3」に更新する。そして、Bレジスタ値は「0」でないので「No」と判断され、ステップS 1 1 1 2に戻る。

【2094】

ステップS 1 1 1 2（4回目）（テーブルアドレス更新）では、HLレジスタ値を「1 4

10

20

30

40

50

07 (H)」に更新する。

次のステップS1113 (テーブルデータ取得) では、Aレジスタに、アドレス「1407 (H)」に記憶されているデータ「35 (D)」を記憶する。

ステップS1114 (除算) では、「35 (D)」を「32 (D)」で除算する。その結果、商「1」をAレジスタに記憶し、余り「3 (D)」をCレジスタに記憶する。

ステップS1115 (RWMデータ取得) では、DEレジスタ値「F0BC (H)」にAレジスタ値「1 (H)」を加算し、DEレジスタ値を「F0BD (H)」とする。

そして、「F0BD (H)」に記憶されているデータ (停止図柄データ (第7群) のデータ「00000100 (B)」) をAレジスタに記憶する。

【2095】

ステップS1116 (テーブルアドレス更新) では、HLレジスタ値を「1408 (H)」に更新する。

また、Aレジスタ値「00000100 (B)」と、HLレジスタ値が示すアドレス「1408 (H)」に記憶されている値「11111111 (B)」とのAND (論理積) を行う。これにより、ゼロフラグは「0」となる。

ステップS1117では、Cレジスタ値「3 (D)」をAレジスタに記憶する。

ステップS1118では、ゼロフラグが「0」であるので、指定データありと判断され、図200のステップS1104に進む。なお、この時点では、Aレジスタには「3 (D)」が記憶されている。

図200のステップS1104では、Aレジスタ値「3 (D)」を、アドレス「F023 (H)」の払出し枚数データ (_NB_PAY_MEDAL) に記憶する。

次のステップS1105では、Aレジスタ値「3 (D)」を、アドレス「F024 (H)」の払出し枚数データバッファ (_BF_PAY_MEDAL) に記憶する。

以上の処理により、小役17の入賞時には、払出し枚数「3 (D)」が払出し枚数データ (_NB_PAY_MEDAL) 及び払出し枚数データバッファ (_BF_PAY_MEDAL) に記憶される。

【2096】

以上のようにして、最初は、15枚役を構成するいずれかの図柄組合せが停止表示されたか否かを判断し、15枚役を構成するいずれかの図柄組合せが停止表示されていないと判断した場合には、次に、3枚役を構成するいずれかの図柄組合せが停止表示されたか否かを判断する。また、上記の例では、3枚役を構成する小役19に対応する図柄組合せが停止表示されたと判断されることにより、それ以降の処理は実行されていないが、仮に、3枚役を構成するいずれかの図柄組合せが停止表示されていないと判断した場合には、次に、1枚役を構成するいずれかの図柄組合せが停止表示されたか否かを判断する。

一方、15枚役を構成するいずれかの図柄組合せが停止表示されたか否かを判断し、15枚役を構成するいずれかの図柄組合せが停止表示されたと判断した場合には、3枚役を構成するいずれかの図柄組合せが停止表示されたか否かを判断しないようにしている。このように構成することによって、処理時間の短縮化を図ることができる。

【2097】

また、15枚役を構成するいずれかの図柄組合せが停止表示したか否かを、停止図柄データ (第5群) (_WK_STOP_PIC5) 及び停止図柄データ (第6群) (_WK_STOP_PIC6) の2つのアドレスのデータ (ただし、停止図柄データ (第6群) については、当該アドレスの一部のビットデータ) に基づいて判断している。このように、1つのアドレスでは同じ払出し枚数を付与する図柄組合せデータが格納できない場合には、連続してアドレスを配置することにより、たとえば15枚を払い出す図柄組合せデータがあるか否かを連続して判断することができる。換言すれば、停止図柄データ (第5群) と停止図柄データ (第6群) との間には、3枚役を構成する図柄組合せデータや1枚役を構成する図柄組合せデータを記憶するアドレスを設けていない。

【2098】

さらにまた、同一アドレスにおいて、同じ払出し枚数に関してはビットも連続しているこ

10

20

30

40

50

とにより、たとえば15枚役のビットを「X」、3枚役のビットを「Y」としたとき、「XXXXYYXXXX(B)」のように、複数のビット「X」の間にビット「Y」は配置されない。仮に、同一アドレス内で15枚役のビット「X」、3枚役のビット「Y」を配置する場合には、たとえば「XXXXXXYYY(B)」又は「YYYXXXXXXX(B)」のように配置される。

このようにビットを配置することにより、開発段階において、払出し枚数の誤りを防止することが可能となる。

また、払出し枚数の多い図柄組合せから判断することによって、遊技者に不利益を生じさせないようにすることが可能となる。たとえば、実際には当選番号「10」に決定され、小役01に対応する図柄組合せが停止表示しているにもかかわらず、ノイズにより小役01に対応するビットだけでなく、小役25に対応するビットも「1」となっている場合であっても、払出し枚数の多い図柄組合せから判断したときには、小役01に対応する図柄組合せが停止表示したと判断された時点で払出し枚数の判断を終了するので、小役01に対応する15枚を払い出すことができる。

【2099】

図202は、第25実施形態におけるRB作動管理を示すフローチャートである。この処理は、図148(第23実施形態)のステップS944に相当する処理である。図148で示したように、遊技終了チェック処理(M_GAME_CHK)において、RB作動状態フラグが「0」でないとき(ステップS943で「No」のとき)は、RB作動管理が実行される。

図202の例は、停止図柄データに基づいて、RB作動時の入賞回数を更新するものである。

図202において、ステップS1201では、RB作動時であるか否かを判断する。ここでは、作動状態フラグ(_FL_ACTION)のD4ビットが「1」であるか否かを判断し、「1」であるときはRB作動時であると判断する。RB作動時であると判断したときはステップS1201に進み、RB作動時でないと判断したときは本フローチャートによる処理を終了する。

ステップS1202では、RB作動時の遊技回数から「1」を減算する。この処理は、RB作動時の遊技回数(_CT_BONUS_PLAY)を「1」減算する処理である。

次のステップS1203では、RB作動時の遊技回数が「0」であるか否かを判断する。この処理は、ステップS1202の処理においてゼロフラグが「1」となったか否かを判断し、ゼロフラグが「1」であるときはRB作動時の遊技回数が「0」になったことを意味する。

そして、RB作動時の遊技回数が「0」でないときはステップS1204に進み、「0」であるときはステップS1211に進む。

【2100】

次のステップS1204では、停止図柄データ(第5群)(_WK_STOP_PIC5)が「0」であるか否かを判断する。「0」であるときはステップS1205に進み、「0」でないときはステップS1209に進む。

ステップS1205では、停止図柄データ(第6群)(_WK_STOP_PIC6)が「0」であるか否かを判断する。「0」であるときはステップS1206に進み、「0」でないときはステップS1209に進む。

次のステップS1206では、停止図柄データ(第7群)(_WK_STOP_PIC7)が「0」であるか否かを判断する。「0」であるときはステップS1207に進み、「0」でないときはステップS1209に進む。

ステップS1207では、停止図柄データ(第8群)(_WK_STOP_PIC8)が「0」であるか否かを判断する。「0」であるときはステップS1208に進み、「0」でないときはステップS1209に進む。

次に、ステップS1208では、停止図柄データ(第9群)(_WK_STOP_PIC9)が「0」であるか否かを判断する。「0」でないときはステップS1209に進み、「0」で

10

20

30

40

50

あるときは本フローチャートによる処理を終了する。

【2101】

ステップS1209では、RB作動時の入賞回数から「1」を減算する。この処理は、RB作動時の入賞回数（_CT_BONUS_WIN）を「1」減算する処理である。

次にステップS1210に進み、RB作動時の入賞回数が「0」となったか否かを判断する。この処理は、ステップS1209の処理においてゼロフラグが「1」となったか否かを判断し、ゼロフラグが「1」であるときはRB作動時の入賞回数が「0」になったことを意味する。

そして、RB作動時の入賞回数が「0」でないときは本フローチャートによる処理を終了し、「0」であるときはステップS1211に進む。

10

【2102】

ステップS1211に進むと、RB作動の終了条件を満たすので、RB作動状態フラグをクリアする。この処理は、作動状態フラグのD4ビットを「0」にする処理である。そして本フローチャートによる処理を終了する。

以上のようにして、RB作動時の入賞回数を更新する際に、停止図柄データ（第5群）～停止図柄データ（第9群）を用いて更新することが可能となる。停止図柄データ（第5群）～停止図柄データ（第9群）のいずれかが「0」でないときは、払出しを有する役（本実施形態では小役01～34のいずれか）が入賞したことを意味するので、RB作動時の入賞回数を更新する条件を満たすからである。

【2103】

20

<第26実施形態>

第26実施形態は、第25実施形態の変形例を示す。

また、第26実施形態では、図柄配列、役の種類、役に対応する図柄組合せ、役に対応する払出し枚数、定義データ（図176～図179）は、第25実施形態と同一とする。

図203は、第26実施形態におけるRWM53の構成を示す図である。図203のRWM53の種類は、以下の説明で用いるものを示したものであり、これらに限られることを意味するものではない。

図203において、第25実施形態（図173～図175）と同一記憶領域は、同一アドレスとしている。第25実施形態と同一アドレスの記憶領域については、特に必要である場合を除き、説明を省略する。

30

【2104】

アドレス「F0A0（H）」～「F0A5（H）」に示す図柄配列アドレスバッファ1～3（_BF_PICARG_ADR1～3）は、リール31の停止時における図柄組合せデータを特定するためのアドレスを記憶する記憶領域である。「F0A0（H）」及び「F0A1（H）」の図柄配列アドレスバッファ1（_BF_PICARG_ADR1）は、第1（左）リール31用であり、「F0A2（H）」及び「F0A3（H）」の図柄配列アドレスバッファ2（_BF_PICARG_ADR2）は、第2（中）リール31用であり、「F0A4（H）」及び「F0A5（H）」の図柄配列アドレスバッファ3（_BF_PICARG_ADR3）は、第3（右）リール31用である。

スタートスイッチ41の操作受け付け時には、図柄配列アドレスバッファに、図柄制御データテーブル（TBL_PIC_DAT）（後述）の先頭アドレス「1200（H）」が記憶される。

40

また、停止受け付け時には、図柄配列アドレスバッファに、第#リール図柄検索テーブル（TBL_PICARG_#）（後述）のいずれかのアドレスが記憶される。

【2105】

図204において、（A）は、図柄制御データテーブル（TBL_PIC_DAT）を示す図であり、（B）は、リール図柄検索テーブルアドレスオフセットテーブル（TBL_PIC_SRCH）を示す図である。

図柄制御データテーブルの各アドレスに記憶されているデータは、第25実施形態の停止図柄データ（第1群）～停止図柄データ（第9群）の初期値に相当する。

50

第26実施形態における図柄群（第1群～第9群）は、第25実施形態と同一である。すなわち、

第1群：RBA～RBH

第2群：RBJ～RBP

第3群：1BB、リプレイ01～リプレイ07

第4群：リプレイ08～リプレイ10（D0～D2）、未使用（D3～D7）

第5群：小役01～小役08

第6群：小役09～小役16

第7群：小役17～小役24

第8群：小役25～小役32

第9群：小役33～小役34（D0～D1）、未使用（D2～D7）

となっている。

【2106】

たとえばアドレス「1200（H）」には、「11111111（B）」が記憶されているが、この値は、停止図柄データ（第1群）の初期値「11111111（B）」に相当する。

よって、アドレス「1203（H）」のデータ（図柄4群）D4～D7ビット、及びアドレス「1208（H）」のデータ（図柄9群）のD2～D7ビットは、「0」であり、それ以外のビットは「1」となっている。

【2107】

リール図柄検索テーブルアドレスオフセットテーブルは、第#リール図柄検索テーブル（TBL_PICARG_#）の先頭アドレスを特定するためのデータテーブルである。

詳細は後述するが、

第1リール図柄検索テーブル（TBL_PICARG_1）：アドレス「1300（H）」～「13B3（H）」

第2リール図柄検索テーブル（TBL_PICARG_2）：アドレス「13B4（H）」～「1467（H）」

第3リール図柄検索テーブル（TBL_PICARG_3）：アドレス「1468（H）」～「151B（H）」

から構成されている。

そして、リール図柄検索テーブルアドレスオフセットテーブルでは、第#リール図柄検索テーブル（TBL_PICARG_#）の先頭アドレスの1つ前のアドレス値を特定したものである。

【2108】

図205～図209は、第1リール図柄検索テーブル（TBL_PICARG_1）を示す図である。

また、図210～図214は、第2リール図柄検索テーブル（TBL_PICARG_2）を示す図である。

さらにまた、図215～図219は、第3リール図柄検索テーブル（TBL_PICARG_3）を示す図である。

第#リール図柄検索テーブル（TBL_PICARG_#）は、リール31ごとに、有効ラインに停止する図柄の図柄番号に対し、当該図柄番号の図柄が第#リール31の図柄に相当する役がどの役であるかを、第1群～第9群のすべてについて定めたものである。

これらの第#リール図柄検索テーブル（TBL_PICARG_#）の各アドレスに記憶されている図柄組合せデータは、第25実施形態における第#リール図柄組合せテーブル（TBL_PIC_CMB_#）の各アドレスに記憶されている図柄組合せデータと同様のものである。

【2109】

また、左リール31については、制御図柄番号（BF_PICTURE）が「0」であるときは、有効ライン上の図柄は、図柄番号2番の「チェリー」に相当する。このため、アドレス「1300（H）」以降において、

10

20

30

40

50

アドレス「1300(H)」～「1308(H)」：2番図柄「チェリー」（第1群～第9群）

アドレス「1309(H)」～「1311(H)」：3番図柄「青BAR」（第1群～第9群）

アドレス「1312(H)」～「131A(H)」：4番図柄「ベルA」（第1群～第9群）

：

アドレス「1399(H)」～「13A1(H)」：19番図柄「ベルA」（第1群～第9群）

アドレス「13A2(H)」～「13AA(H)」：0番図柄「リプレイ」（第1群～第9群）

アドレス「13AB(H)」～「13B3(H)」：1番図柄「スイカ」（第1群～第9群）

の順で第1リール図柄検索テーブルが構成されている。

【2110】

また、各図柄ごとに、9アドレスずつ割り当てられており、それぞれ第1群～第9群に相当する。たとえば2番図柄「チェリー」では、

アドレス「1300(H)」が第1群、

アドレス「1301(H)」が第2群、

：

アドレス「1308(H)」が第9群

と割り当てられている。

よって、第1リール図柄検索テーブル(TBL_PICARG_1)では、図柄数「20」×図柄群数「9」＝「180」個のアドレス(1300(H)～13B3(H))が割り当てられている。第2リール図柄検索テーブル(TBL_PICARG_2)、及び第3リール図柄検索テーブル(TBL_PICARG_3)も同様である。

【2111】

さらに、各アドレスに記憶されている図柄組合せデータは、リール31の停止時に有効ラインにその図柄番号の図柄が停止するとき、第N群の図柄群では、どの役の図柄組合せを構成する図柄になり得るかを定めている。

たとえばアドレス「1300(H)」の図柄組合せデータは「0」であるが、これは、左リール31の停止時に有効ラインに2番の「チェリー」が停止するとき、第1群の役(RBA～RBH)の図柄組合せを構成する図柄にはなり得ないことを意味する。

一方、アドレス「1307(H)」(第8群)の図柄組合せデータは、「@WIN_27 OR WIN_30」(00100100(B))である。このため、左リール31の停止時に2番の「チェリー」が停止するときは、第8群の役のうち、小役27及び小役30の図柄組合せを構成する図柄になり得ることを意味する(図121参照)。

したがって、同一のリール31の同一の図柄については、同一の図柄組合せデータとなる。具体的には、たとえば図205中、アドレス「131B(H)」～「1323(H)」は、5番図柄「リプレイ」についての図柄組合せデータを記憶しているが、同じ「リプレイ」図柄であるアドレス「1348(H)」～「1350(H)」(10番図柄「リプレイ」)、アドレス「1375(H)」～「137D(H)」(15番図柄「リプレイ」)、アドレス「13A2(H)」～「13AA(H)」(0番図柄「リプレイ」)も、アドレス「131B(H)」～「1323(H)」の図柄組合せデータと同一となっている。

【2112】

上述したように、第1リール図柄検索テーブル(TBL_PICARG_1)では、2番図柄(チェリー)から図柄組合せデータを記憶している。制御図柄番号(BF_PICTURE)が「0」であるときは、左リール31における有効ライン上の図柄は2番になるためである。

これに対し、図210～図214に示す第2リール図柄検索テーブル(TBL_PICARG_2)では、1番図柄「チェリー」から図柄組合せデータが記憶されている。制御図柄番号(BF

10

20

30

40

50

_PICTURE) が「0」であるときは、中リール31における有効ライン上の図柄は1番になるためである。

同様に、第3リール図柄検索テーブル(TBL_PICARG_3)では、0番図柄「ベルB」から図柄組合せデータが記憶されている。制御図柄番号(BF_PICTURE)が「0」であるときは、右リール31における有効ライン上の図柄は0番になるためである。

このように、左、中及び右のリール図柄検索テーブルで記憶しておく図柄データを、オフセット(差分)を持たせて(図柄番号をずらして)記憶しておく(差分を考慮して記憶しておく)ことで、取得した制御図柄番号(BF_PICTURE)ごとに補正を行う(差分を加算又は減算する)必要がなくなる。よって、プログラム処理の簡素化及びROM54の容量の削減を図ることができる。

10

なお、後述する図229(第27実施形態の例2)に示すように、左リール31、中リール31、及び右リール31の各図柄配列テーブルにおいて、いずれも、図柄番号「0」の図柄データから順に記憶しておき、かつ、各リール31に対応する差分データを記憶しておく方法も挙げられる。そして、図柄データを取得するときは、基準位置に停止する図柄の図柄番号に対して当該リール31の差分データを加算又は減算することにより、有効ライン上の図柄の図柄データを取得する。このようにした場合には、有効ラインに変更があっても、差分データを変更するだけでよいので、開発工数を削減することができる。

【2113】

なお、本実施形態の有効ラインは、図115に示すものである。左、中及び右の各リール図柄検索テーブルにおいて、オフセット(差分)を、左リール31は「+2」、中リール31は「+1」、右リール31は「0」にしている。換言すれば、オフセット値は、有効ラインの位置と基準位置とのずれ量(段数)を指す。

20

したがって、たとえば制御図柄番号(BF_PICTURE)が下段に停止する図柄を示し、かつ、有効ラインが「左中段」-「中中段」-「右中段」であるときは、左、中及び右の各リール図柄検索テーブルにおいて、各オフセットは「+1」となる。

また、たとえば制御図柄番号(BF_PICTURE)が中段に停止する図柄を示し、かつ、有効ラインが「左中段」-「中中段」-「右中段」であるときは、左、中及び右の各リール図柄検索テーブルにおいて、オフセットは不要(あるいは、「0」)となる。

【2114】

次に、第26実施形態における図柄配列アドレスバッファの具体例について説明する。

30

たとえば、有効ライン上に「リプレイ(5番)」-「チェリー(16番)」-「ベルB(0番)」が停止すると仮定する。

この場合、図柄配列アドレスバッファ1(_BF_PICARG_ADR1)には、第1リール図柄検索テーブル(TBL_PICARG_1)の5番図柄(リプレイ)の先頭アドレス「131B(H)」の1つ前のアドレス「131A(H)」が記憶される。

また、図柄配列アドレスバッファ2(_BF_PICARG_ADR2)には、第2リール図柄検索テーブル(TBL_PICARG_2)の16番図柄(チェリー)の先頭アドレス「143B(H)」の1つ前のアドレス「143A(H)」が記憶される。

さらにまた、図柄配列アドレスバッファ3(_BF_PICARG_ADR3)には、第3リール図柄検索テーブル(TBL_PICARG_3)の0番図柄(ベルB)の先頭アドレス「1468(H)」の1つ前のアドレス「1467(H)」が記憶される。

40

なお、どのような処理を経て、上記値が記憶されるかについては後述する。

【2115】

図220及び図221は、第26実施形態における払出し枚数テーブル(TBL_WIN_CTL)を示す図である。

第26実施形態では、すべての役ごとに1アドレスを設け、払出し枚数を記憶している。アドレス「1600(H)」を図柄1群のRBAの払出し数「0」とし、順次、図柄1群の全役、図柄2群の全役、・・・、図柄9群の全役のアドレスを設け、それぞれ払出し数を記憶している。

なお、図柄4群では、ビットに対応させるため、アドレス「1618(H)」~「161

50

A (H)」を、D 0 ~ D 2 ビットに対応するリプレイ 0 8、リプレイ 0 9、リプレイ 1 0 とし、アドレス「1 6 1 B (H)」~「1 6 1 F (H)」を、D 3 ~ D 7 ビットに対応する未使用領域としている。

そして、たとえば小役 0 1 入賞時には、アドレス「1 6 2 0 (H)」が特定されるようになっており、アドレス「1 6 2 0 (H)」に記憶されている「1 5 (D)」が払出し枚数として払出し枚数データ (NB_PAY_MEDAL) に記憶される。

【2 1 1 6】

次に、第 2 6 実施形態における制御処理を、フローチャートを用いて説明する。

図 2 2 2 は、第 2 6 実施形態におけるメイン処理を示すフローチャートである。図 2 2 2 のフローチャートは、第 2 6 実施形態に係る処理を中心に示すものであり、図 2 2 2 で示された処理のみを行うという意味ではない。

メイン処理は、メイン制御基板 5 0 が 1 遊技あたり 1 回実行する処理であり、たとえば第 2 3 実施形態の図 1 3 9 に相当する処理である。

図 2 2 2 において、ステップ S 1 1 3 1 の遊技開始時処理は、図 1 3 9 中、ステップ S 2 7 1 及び S 2 7 2 に相当する処理であり、作動状態フラグの更新処理等を実行する（たとえば、図 4 2 参照）。

次のステップ S 1 1 3 2 では、メダル受付け開始時処理を実行する。この処理は、たとえば図 1 3 9 のステップ S 2 7 3 ~ S 2 7 6 に示す処理であり、メダルが投入されたか否かやベットスイッチ 4 0 が操作されたか否かの検知処理や、メダルが投入されたときやベットスイッチ 4 0 が操作されたときにベット数の更新処理を行う。

【2 1 1 7】

次のステップ S 1 1 3 3 では、スタートスイッチ受付け時処理を実行する。この処理は、後述する図 2 2 3 に示す処理であり、図 1 3 9 のステップ S 7 5 1 と同様の処理を実行する。具体的には、スタートスイッチ 4 1 が操作されたと判断したときに、所定の抽選処理等を実行する。ただし、後述する図 2 2 3 では、図 1 4 0 に示す処理を簡素化して記載している。

次にステップ S 1 1 3 4 に進み、リール 3 1 の回転を開始する。次のステップ S 1 1 3 5 では、リール停止制御を行う。この処理は、後述する図 2 2 5 に示す処理であり、ストップスイッチ 4 2 の操作を検知したときに、対応するリール 3 1 を、当選番号に基づいて図柄を所定位置に停止させるための処理である。

次のステップ S 1 1 3 6 では、全リール 3 1 が停止した否かを判断し（図 1 3 9 のステップ S 2 8 9 に相当）、全リール 3 1 が停止したと判断したときはステップ S 1 1 3 7 に進み、全リール 3 1 が停止していないと判断したときはステップ S 1 1 3 5 に戻る。

【2 1 1 8】

ステップ S 1 1 3 7 では、表示判定処理を行う。この処理は、後述する図 2 2 7 に示す処理であり、図 1 3 9 のステップ 2 9 1 に相当する処理である。

次のステップ S 1 1 3 8 では、遊技終了チェック処理を行う。この処理は、図 1 3 9 のステップ 7 5 3 に相当する処理である。そして、本フローチャートによる処理を終了する。

【2 1 1 9】

図 2 2 3 は、図 2 2 2 のステップ S 1 1 3 3 におけるスタートスイッチ受付け時処理を示すフローチャートである。

図 2 2 3 において、ステップ S 1 1 4 1 では、遊技開始時処理を実行する。この処理は、当選番号（役）の抽選、有利区間（AT）の抽選等を実行する処理であり、図 1 4 0 中、ステップ S 7 6 1 ~ S 7 6 8 の処理を含む処理に相当する。

次のステップ S 1 1 4 2 では、リール回転開始準備処理を実行する。この処理は、後述する図 2 2 4 に示す処理であり、上述した図柄配列アドレスバッファ 1 ~ 3 (BF_PICARG_ADR1 ~ 3) に初期値を設定する処理である。そして本フローチャートによる処理を終了する。

【2 1 2 0】

図 2 2 4 は、図 2 2 3 のステップ S 1 1 4 2 におけるリール回転開始準備処理を示すフロ

10

20

30

40

50

ーチャートである。

図 2 2 4 において、ステップ S 1 1 5 1 では、図柄制御データテーブル (TBL_PIC_DAT) をセットする。この処理は、HL レジスタに、図柄制御データテーブルの先頭アドレス「1 2 0 0 (H)」を記憶する処理である。

次にステップ S 1 1 5 2 に進み、図柄配列アドレスバッファ 1 (_BF_PICARG_ADR1) に、図柄制御データテーブルのアドレスを保存する。この処理は、アドレス「F 0 A 0 (H)」の図柄配列アドレスバッファ 1 に、HL レジスタ値 (1 2 0 0 (H)) を記憶する処理である。

次のステップ S 1 1 5 3 では、図柄配列アドレスバッファ 2 (_BF_PICARG_ADR2) に、図柄制御データテーブルのアドレスを保存する。この処理は、アドレス「F 0 A 2 (H)」の図柄配列アドレスバッファ 2 に、HL レジスタ値 (1 2 0 0 (H)) を記憶する処理である。

次のステップ S 1 1 5 4 では、図柄配列アドレスバッファ 3 (_BF_PICARG_ADR3) に、図柄制御データテーブルのアドレスを保存する。この処理は、アドレス「F 0 A 4 (H)」の図柄配列アドレスバッファ 3 に、HL レジスタ値 (1 2 0 0 (H)) を記憶する処理である。そして本フローチャートによる処理を終了する。

以上の処理により、リール回転開始時の初期値として、

図柄配列アドレスバッファ 1 (_BF_PICARG_ADR1) : 1 2 0 0 (H)

図柄配列アドレスバッファ 2 (_BF_PICARG_ADR2) : 1 2 0 0 (H)

図柄配列アドレスバッファ 3 (_BF_PICARG_ADR3) : 1 2 0 0 (H)

が記憶される。

【 2 1 2 1 】

図 2 2 5 は、図 2 2 2 のステップ S 1 1 3 5 におけるリール停止制御を示すフローチャートである。

図 2 2 5 において、ステップ S 1 1 6 1 では、回転中のリール 3 1 に対してストップスイッチ 4 2 が操作されたか否かを判断する。この処理の詳細については説明を省略するが、第 2 5 実施形態の図 1 9 4 で示したように、入力ポート立ち上がりデータ A を検出し、回転中のリール 3 1 に対応するストップスイッチ 4 2 の立ち上がりデータがオンになったときは、このステップ S 1 1 6 1 で「Y e s」と判断する。

ステップ S 1 1 6 1 においてストップスイッチ 4 2 が操作されたと判断したときはステップ S 1 1 6 2 に進み、ストップスイッチ 4 2 が操作されていないと判断したときは本フローチャートによる処理を終了する。

【 2 1 2 2 】

ステップ S 1 1 6 2 では、(操作された) ストップスイッチ 4 2 に対応する値を、停止／制御リール番号データ (_NB_STOP_REEL) に保存する。たとえば左ストップスイッチ 4 2 であれば「1」が保存される。

次のステップ S 1 1 6 3 では、停止図柄決定処理を実行する。この処理は、ストップスイッチ 4 2 が操作されたタイミングや当該遊技における当選番号等に基づいて、リール 3 1 の停止位置を決定する処理である。この処理により、第 # リール図柄番号 (停止位置用) (_NB_RL#_STPPIC) に、中段に停止させる図柄番号が記憶される。

次のステップ S 1 1 6 4 では、制御図柄番号 (_BF_PICTURE) に図柄番号を記憶する。この処理は、第 # リール図柄番号 (停止位置用) (_NB_RL#_STPPIC) から「1」を減算して制御図柄番号 (_BF_PICTURE) を算出し、記憶する。なお、当該演算において、「0」から「1」を減算したときは、「1 9 (D)」になる特殊演算を実行する。

次にステップ S 1 1 6 5 に進み、図柄配列アドレスバッファセットを行う。この処理は、後述する図 2 2 6 に示す処理であり、リール図柄配列テーブルアドレスを取得し、記憶する処理である。そして本フローチャートによる処理を終了する。

【 2 1 2 3 】

図 2 2 6 は、図 2 2 5 のステップ S 1 1 6 5 における図柄配列アドレスバッファセットを示すフローチャートである。

図 2 2 6 において、ステップ S 1 1 7 1 では、停止／制御リール番号データを取得する。この処理は、停止／制御リール番号データ (NB_STOP_REEL) に記憶されている値を A レジスタに記憶する処理である。

次にステップ S 1 1 7 2 に進み、停止／制御リール番号データに応じた図柄配列アドレスバッファに RWM アドレスをセットする。ここでは、以下の処理を実行する。

(1) A レジスタ値と A レジスタ値を加算し、加算した結果を A レジスタ値とする。換言すると、当該処理は、A レジスタ値 2 倍する処理である。

(2) 図柄配列アドレスバッファ 1 (BF_PICARG_ADR1) のアドレス「F 0 A 0 (H)」から「2」アドレスずらしたアドレス「F 0 9 E (H)」値を D E レジスタに記憶する。

10

(3) D E レジスタ値に A レジスタ値を加算する。加算した結果を D E レジスタ値とする。これにより、たとえば停止／制御リール番号データ (NB_STOP_REEL) が「1」であるときは、D E レジスタ値は、「F 0 A 0 (H)」となる。

また、停止／制御リール番号データ (NB_STOP_REEL) が「2」であるときは、D E レジスタ値は、「F 0 A 2 (H)」となる。

さらにまた、停止／制御リール番号データ (NB_STOP_REEL) が「3」であるときは、D E レジスタ値は、「F 0 A 4 (H)」となる。

このステップ S 1 1 7 2 の処理により、D E レジスタには、リール 3 1 に対応する図柄配列アドレスバッファ (BF_PICARG_ADR#) のアドレスが記憶される。

【2 1 2 4】

20

次のステップ S 1 1 7 3 では、リール図柄検索テーブルアドレスオフセットテーブルをセットする。この処理は、H L レジスタに、リール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH) の先頭アドレス「1 2 0 9 (H)」から「2」を減算した値「1 2 0 7 (H)」を記憶する処理である。

次のステップ S 1 1 7 4 では、停止／制御リール番号データに応じたリール図柄配列テーブルアドレスを取得する。ここでは、以下の処理を実行する。

(1) H L レジスタ値に A レジスタ値を加算し、加算した結果を H L レジスタ値とする。たとえば、A レジスタ値が「2」であるときは、H L レジスタ値は「1 2 0 9 (H)」となる。

また、A レジスタ値が「4」であるときは、H L レジスタ値は「1 2 0 B (H)」となる。さらにまた、A レジスタ値が「6」であるときは、H L レジスタ値は「1 2 0 D (H)」となる。

30

したがって、リール 3 1 に対応するリール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH) のアドレスが H L レジスタに記憶される (図 2 0 4 (B) 参照)。

【2 1 2 5】

(2) H L レジスタ値が示すアドレスに記憶されているデータを、H L レジスタ値に記憶する。

たとえば、H L レジスタ値が「1 2 0 9 (H)」であるときは、H L レジスタ値は「1 2 F F (H)」となる。

また、H L レジスタ値が「1 2 0 B (H)」であるときは、H L レジスタ値は「1 3 B 3 (H)」となる。

40

さらにまた、H L レジスタ値が「1 2 0 D (H)」であるときは、H L レジスタ値は「1 4 6 7 (H)」となる。

【2 1 2 6】

次にステップ S 1 1 7 5 に進み、制御図柄番号に応じたリール図柄配列テーブルアドレスを取得する。ここでは、以下の処理を実行する。

(1) 制御図柄番号 (BF_PICTURE) に記憶されているデータを A レジスタに記憶する。

(2) A レジスタ値を「9」倍し、その演算結果を A レジスタに記憶する。ここで、「9」倍するのは、図柄群数に対応している。

50

(3) HLレジスタ値にAレジスタ値を加算し、加算した結果をHLレジスタ値とする。

【2127】

上記処理を、具体例(例1～例3)を挙げて説明する。

(例1)

左リール31において、制御図柄番号(_BF_PICTURE)が「10」(12番の「ベルB」が有効ラインに停止)であるときは、

$$12FF(H) + 10 \times 9(D) = 1359(H)$$

となり、左リール31の12番の「ベルB」に対応する先頭アドレス「135A(H)」の1つ前のアドレスとなる。

(例2)

また、中リール31において、制御図柄番号(_BF_PICTURE)が「10」(11番の「チェリー」が有効ラインに停止)であるときは、

$$13B3(H) + 10 \times 9(D) = 140D(H)$$

となり、中リール31の11番の「チェリー」に対応する先頭アドレス「140E(H)」の1つ前のアドレスとなる。

(例3)

さらにまた、右リール31において、制御図柄番号(_BF_PICTURE)が「10」(10番の「ベルB」が有効ラインに停止)であるときは、

$$1467(H) + 10 \times 9(D) = 14C1(H)$$

となり、右リール31の10番の「ベルB」に対応する先頭アドレス「14C2(H)」の1つ前のアドレスとなる。

このようにして、ステップS1175では、当該リール31の停止図柄番号に対応する先頭アドレスの1つ目のアドレス値がHLレジスタに記憶される。

【2128】

次にステップS1176に進み、停止／制御リール番号データ(_NB_STOP_REEL)に応じた図柄配列アドレスバッファを取得する。この処理は、DEレジスタ値が示すアドレスに、HLレジスタ値を記憶する処理である。

なお、ステップS1172で示したように、

停止／制御リール番号データ「1」→DEレジスタ値「FOA0(H)」

停止／制御リール番号データ「2」→DEレジスタ値「FOA2(H)」

停止／制御リール番号データ「3」→DEレジスタ値「FOA4(H)」

である。

よって、左リール31の場合に、上記例1では、アドレス「FOA0(H)」の図柄配列アドレスバッファ1に「1359(H)」が記憶される。

また、中リール31の場合に、上記例2では、アドレス「FOA2(H)」の図柄配列アドレスバッファ2に「140D(H)」が記憶される。

さらにまた、右リール31の場合に、上記例3では、アドレス「FOA4(H)」の図柄配列アドレスバッファ3に「14C1(H)」が記憶される。

そして本フローチャートによる処理を終了する。

【2129】

以上のように、各リールの図柄配列アドレスバッファに、図柄組合せデータが記憶されているアドレス値が記憶されることにより、電源断が発生しても、電源断から復帰した後に、すでに記憶されているアドレス値を用いて遊技を正しく再開することができる。

たとえば、全リール31が定速回転している状況下で、左リール31に対応するストップスイッチ42が操作された後に電源断が発生し、電源断処理が実行された場合であっても、図柄配列アドレスバッファ1には左リール31の図柄組合せデータが記憶されているアドレス値が記憶されているので、電源断復帰後は、中リール31の停止操作及び右リール31の停止操作に基づいて、図柄配列アドレスバッファ2及び3にアドレス値を記憶する処理を再開することができる(遊技を再開することができる)。

【2130】

10

20

30

40

50

なお、図柄組合せデータが記憶されているアドレス値（図柄配列アドレスバッファに記憶される値）を汎用レジスタに記憶した場合には、電源断が発生し、その後に電源復帰した場合には、当該アドレス値（汎用レジスタに記憶した値）はクリアされる（初期値に設定される。たとえば「0」にされる。）。このため、図柄組合せデータが記憶されているアドレス値を汎用レジスタに記憶した場合において、たとえば左リール31に対応するストップスイッチ42が操作された後に電源断が発生し、電源断処理が実行された場合には、電源復帰後に、遊技が再開できなくなる可能性が高くなる。

また、RWM53に図柄配列アドレスバッファを設けて図柄組合せデータが記憶されているアドレス値を記憶した場合には、ストップスイッチ42の停止操作ごとに、図柄配列アドレスバッファにアドレス値が記憶されていくため、開発段階において、停止操作ごとに停止位置が正しいか否かをRWM53の図柄配列アドレスバッファを検査することによって確認可能となる。

【2131】

図227は、図222のステップS1137における表示判定処理を示すフローチャートである。

この処理は、図柄配列アドレスバッファに記憶されたアドレス値に基づいて図柄組合せデータを決定し、その図柄組合せデータに対応する役が払出しを有するか否かを判定する処理である。

図227において、ステップS1181では、図柄群数に「9」をセットする。この処理は、Bレジスタに「9」を記憶し、Cレジスタに「8」を記憶する。Cレジスタの「8」は、ビット数に対応する値である。

次のステップS1182では、図柄配列アドレスバッファ1（_BF_PICARG_ADR1）を取得する。この処理は、HLレジスタに、図柄配列アドレスバッファ1に記憶された図柄組合せデータを記憶する処理である。

【2132】

次にステップS1183に進み、図柄群数に応じた第1リール図柄配列テーブルデータを取得する。ここでは、以下の処理を実行する。

- （1）HLレジスタ値にBレジスタ値を加算し、その加算結果をHLレジスタ値とする。
- （2）HLレジスタ値が示すアドレスに記憶されている図柄組合せデータをAレジスタ値に記憶する。

たとえばHLレジスタ値が「12FF（H）」であるときは、「12FF（H）+9（H）=1308（H）」となるので、アドレス「1308（H）」に記憶された「@WIN_33」すなわち「00000001（B）」をAレジスタに記憶する。

【2133】

次のステップS1184では、図柄配列アドレスバッファ2（_BF_PICARG_ADR2）を取得する。この処理は、HLレジスタに、図柄配列アドレスバッファ2に記憶された図柄組合せデータを記憶する処理である。

次にステップS1185に進み、図柄群数に応じた第2リール図柄配列テーブルデータの論理積を実行する。ここでは、以下の処理を実行する。

- （1）HLレジスタ値にBレジスタ値を加算し、加算結果をHLレジスタ値とする。
- （2）HLレジスタ値が示すアドレスに記憶されている図柄組合せデータと、Aレジスタ値とのAND（論理積）演算を実行する。その演算結果をAレジスタ値とする。

【2134】

次のステップS1186では、図柄配列アドレスバッファ3（_BF_PICARG_ADR3）を取得する。この処理は、HLレジスタに、図柄配列アドレスバッファ3に記憶された図柄組合せデータを記憶する処理である。

次にステップS1187に進み、図柄群数に応じた第3リール図柄配列テーブルデータの論理積を実行する。ここでは、以下の処理を実行する。

- （1）HLレジスタ値にBレジスタ値を加算し、加算結果をHLレジスタ値とする。
- （2）HLレジスタ値が示すアドレスに記憶されている図柄組合せデータと、Aレジスタ

値とのAND（論理積）演算を実行する。その演算結果をAレジスタ値とする。

なお、この時点で、演算結果が「0」であるときは、ゼロフラグが「1」となる。

【2135】

以上のステップS1181～S1187の処理により、たとえばBレジスタ値が「9」であるときは、左リール31の停止図柄データの第9群の図柄組合せデータと、中リール31の停止図柄データの第9群の図柄組合せデータと、右リール31の停止図柄データの第9群の図柄組合せデータとをAND演算することとなる。

具体的には、たとえば、

Bレジスタ値＝9

図柄配列アドレスバッファ1（_BF_PICARG_ADR1）＝12FF（H）（2番図柄（チェリー））

図柄配列アドレスバッファ2（_BF_PICARG_ADR2）＝13B3（H）（1番図柄（チェリー））

図柄配列アドレスバッファ3（_BF_PICARG_ADR3）＝1482（H）（3番図柄（赤7））

であるときには、

アドレス「1308（H）」の図柄組合せデータ（@WIN_33）

AND

アドレス「13BC（H）」の図柄組合せデータ（@WIN_33）

AND

アドレス「148B（H）」の図柄組合せデータ（@WIN_33）

により、論理積データは、「@WIN_33」（00000001（B））となる。

一方、仮に、アドレス「1308（H）」、アドレス「13BC（H）」、又はアドレス「148B（H）」の図柄組合せデータうちのいずれかの図柄組合せデータが「0」であるときは、AND演算により、論理積データは「0」となる。

【2136】

次にステップS1188に進み、論理積データが「0」であるか否かを判断する。この処理は、ゼロフラグが「1」であるか否かを判断し、ゼロフラグが「1」であるときは「Yes」と判断する。論理積データが「0」であると判断したときはステップS1195に進み、論理積データが「0」でないと判断したときはステップS1189に進む。

ステップS1195では、図柄群数から「1」を減算する。この処理は、Bレジスタ値を「1」減算する処理を実行する。

次のステップS1196では、図柄群数が「0」となったか否かを判断する。この処理は、ステップS1195におけるBレジスタから「1」を減算した結果が「0」であるか否かを判断する。「1」減算後のBレジスタ値が「0」であるときは「Yes」（図柄群数が「0」となった）と判断する。

ステップS1196において図柄群数が「0」とであると判断したときは本フローチャートによる処理を終了する。一方、図柄群数が「0」でないと判断したときはステップS1182に戻る。

【2137】

これに対し、ステップS1188からステップS1189に進むと、図柄群数に応じた払出枚数テーブルアドレスをセットする。ここでは、以下の処理を実行する。

（1）Bレジスタ値に、Cレジスタ値「8」を乗算する。そして、乗算した結果をBCレジスタに記憶する。

（2）HLレジスタに、払出し枚数テーブル（TBL_WIN_CTL）の先頭アドレス「1600（H）」から「8」を減算し、さらに「1」を減算した結果を記憶する。したがって、HLレジスタに、「15F7（H）」を記憶する。

（3）HLレジスタ値に、BCレジスタ値を加算する。

次にステップS1190に進み、テーブルアドレスを「1」加算する。この処理は、HLレジスタ値に「1」を加算し、加算結果をHLレジスタ値とする処理である。

【2138】

ここで、上記ステップS1189及びS1190では、

「1600(H)」－「8(H)」－「1(H)」＋Bレジスタ値(図柄群の値)×Cレジスタ値「8」(1つの図柄群に含まれるデータ数)＋「1(H)」
 ＝「1600(H)」＋(図柄群の値－1)×(1つの図柄群に含まれるデータ数「8」)
 を演算している。

以下に、具体例として、例1及び例2を挙げる。

(1) 例1

ステップS1189に進んだときのBレジスタ値が「1」(図柄1群)であるときは、
 $1600(H) + (1 - 1) \times 8 = 1600(H)$
 となり、図柄1群の先頭アドレスが指定される。

10

(2) 例2

ステップS1189に進んだときのBレジスタ値が「5」(図柄5群)であるときは、
 $1600(H) + (5 - 1) \times 8 = 1600(H) + 20(H) = 1620(H)$
 となり、図柄5群の先頭アドレスが指定される。

【2139】

次のステップS1191では、論理積データを右に「1」シフトする。この処理は、Aレジスタ値のビットを右に「1」シフトする処理である。

そして、次のステップS1192において、上記の右に「1」シフトする処理によってキャリーフラグが「1」となったか否かを判断する。キャリーフラグが「1」となったと判断したときは、「Yes」と判断してステップS1193に進む。一方、キャリーフラグが「1」でないと判断したときはステップS1190に戻る。

20

【2140】

ステップS1193では、払出し枚数が「0」であるか否かを判断する。この処理は、HLレジスタ値が示すアドレスに記憶されているデータが「0」であるか否かを判断し、「0」であるときは、払出し数が「0」と判断する。払出し数が「0」と判断したときは本フローチャートによる処理を終了する。一方、払出し数が「0」でないと判断したときはステップS1194に進む。

ステップS1194では、払出し枚数データを保存する。この処理は、HLレジスタ値が示すアドレスが示す値を、払出し枚数データ(NB_PAY_MEDAL)に記憶する処理である。そして本フローチャートによる処理を終了する。

30

【2141】

上記ステップS1190～S1192の具体例として、例1及び例2を挙げる。

(1) 例1(小役33の図柄組合せの停止時)

最初のステップS1190において、Bレジスタ値「9」、論理積データが「@WIN_33」(00000001(B))であるとき、HLレジスタ値は「1640(H)」となる。次のステップS1191で論理積データ「00000001(B)」を右に1ビットシフトすると、キャリーフラグが「1」となるので、ステップS1192では「Yes」と判断される。よって、ステップS1194において、HLレジスタ値が示すアドレス「1640(H)」に記憶されたデータ「1」が払出し枚数データとして記憶される。

40

【2142】

(2) 例2(小役03の図柄組合せの停止時)

最初のステップS1190において、Bレジスタ値「5」、論理積データが「@WIN_03」(00000100(B))であるとき、HLレジスタ値は「1620(H)」となる。次のステップS1191で論理積データ「00000100(B)」を右に1ビットシフトして「00000010(B)」とすると、キャリーフラグは「0」であるので、ステップS1192では「No」と判断され、ステップS1190に戻る。

ステップS1190(2回目)では、HLレジスタ値は「1621(H)」となる。次のステップS1191では、論理積データ「00000010(B)」を右に1ビットシフ

50

トして「00000001 (B)」とすると、キャリーフラグは「0」であるので、ステップS1192では「No」と判断され、ステップS1190に戻る。

ステップS1190 (3回目) では、HLレジスタ値は「1622 (H)」となる。次のステップS1191では、論理積データ「00000001 (B)」を右に1ビットシフトすると、キャリーフラグは「1」となるので、ステップS1192では「Yes」と判断される。よって、ステップS1194において、HLレジスタ値「1622 (H)」が示すアドレスに記憶されているデータ「15 (D)」が払出し枚数データとして記憶される。

【2143】

以上の表示判定処理を、具体例 (下記の第1例及び第2例) を挙げて説明する。

10

(例1)

役抽選により、当選番号「10」に決定された遊技において、左リール31の中段を図柄番号「10」の図柄が通過しているときに左ストップスイッチ42が操作され、その後、中リール31の中段を図柄番号「9」の図柄が通過しているときに中ストップスイッチ42が操作され、その後、右リール31の中段を図柄番号「3」の図柄が通過しているときに右ストップスイッチ42が操作されたことにより、有効ラインに「スイカ (11番)」－「チェリー (11番)」－「ベルA (4番)」が停止し、小役01 (15枚) が入賞したものである。

この場合、図226の図柄配列アドレスバッファセットでは、以下のようになる。

1. 左リール31

20

ステップS1171では、Aレジスタ値＝「1」 (停止／制御リール番号データ) となる。

ステップS1172では、

(1) Aレジスタ値＝ $1 \times 2 = 2$

(2) DEレジスタ値＝F09E (H)

(3) DEレジスタ値＝DEレジスタ値＋Aレジスタ値＝F0A0 (H)

ステップS1173では、

HLレジスタ値＝1207 (H)

となる。

ステップS1174では、

(1) HLレジスタ値＝HLレジスタ値＋Aレジスタ値＝1209 (H)

30

(2) HLレジスタ値＝HLレジスタ値が示すアドレスの値＝12FF (H)

となる。

ステップS1175では、

(1) Aレジスタ値＝「9」 (制御図柄番号 (BF_PICTURE))

(2) Aレジスタ値＝Aレジスタ値×9＝81 (D) (51 (H))

(3) HLレジスタ値＝HLレジスタ値＋Aレジスタ値＝1350 (H)

となる。

【2144】

2. 中リール31

ステップS1171では、Aレジスタ値＝「2」 (停止／制御リール番号データ) となる。

40

ステップS1172では、

(1) Aレジスタ値＝ $2 \times 2 = 4$

(2) DEレジスタ値＝F09E (H)

(3) DEレジスタ値＝DEレジスタ値＋Aレジスタ値＝F0A2 (H)

ステップS1173では、

HLレジスタ値＝1207 (H)

となる。

ステップS1174では、

(1) HLレジスタ値＝HLレジスタ値＋Aレジスタ値＝120B (H)

(2) HLレジスタ値＝HLレジスタ値が示すアドレスの値＝13B3 (H)

50

となる。

ステップ S 1 1 7 5 では、

- (1) Aレジスタ値 = 「1 0 (D)」 (制御図柄番号 (_BF_PICTURE))
- (2) Aレジスタ値 = Aレジスタ値 $\times$ 9 = 9 0 (D) (5 A (H))
- (3) HLレジスタ値 = HLレジスタ値 + Aレジスタ値 = 1 4 0 D (H)

となる。

【2 1 4 5】

3. 右リール 3 1

ステップ S 1 1 7 1 では、Aレジスタ値 = 「3」 (停止/制御リール番号データ) となる。

ステップ S 1 1 7 2 では、

- (1) Aレジスタ値 = $3 \times 2 = 6$
- (2) DEレジスタ値 = F 0 9 E (H)
- (3) DEレジスタ値 = DEレジスタ値 + Aレジスタ値 = F 0 A 4 (H)

ステップ S 1 1 7 3 では、

HLレジスタ値 = 1 2 0 7 (H)

となる。

ステップ S 1 1 7 4 では、

- (1) HLレジスタ値 = HLレジスタ値 + Aレジスタ値 = 1 2 0 D (H)
- (2) HLレジスタ値 = HLレジスタ値が示すアドレスの値 = 1 4 6 7 (H)

となる。

ステップ S 1 1 7 5 では、

- (1) Aレジスタ値 = 「4 (D)」 (制御図柄番号 (_BF_PICTURE))
- (2) Aレジスタ値 = Aレジスタ値 $\times$ 9 = 3 6 (D) (2 4 (H))
- (3) HLレジスタ値 = HLレジスタ値 + Aレジスタ値 = 1 4 8 B (H)

となる。

【2 1 4 6】

以上より、

図柄配列アドレスバッファ 1 : 1 3 5 0 (H)

図柄配列アドレスバッファ 2 : 1 4 0 D (H)

図柄配列アドレスバッファ 3 : 1 4 8 B (H)

となる。

この場合、図 2 2 7 において、ステップ S 1 1 8 1 では、

Bレジスタ値 = 9

Cレジスタ値 = 8

をセットする。

(1 回目)

ステップ S 1 1 8 2 では、

HLレジスタ値 = 1 3 5 0 (H) (図柄配列アドレスバッファ 1 の値)

となる。

次のステップ S 1 1 8 3 では、

HLレジスタ値 = 1 3 5 0 (H) + 9 (H) (HL + B) = 1 3 5 9 (H)

Aレジスタ値 = 0 (HLレジスタ値が示すアドレスに記憶された値)

となる。

【2 1 4 7】

次のステップ S 1 1 8 4 では、

HLレジスタ値 = 1 4 0 D (H) (図柄配列アドレスバッファ 2 の値)

となる。

次のステップ S 1 1 8 5 では、

HLレジスタ値 = 1 4 0 D (H) + 9 (H) (HL + B) = 1 4 1 6 (H)

HLレジスタ値のアドレスが示すデータ = 0 0 0 0 0 0 1 (B) (@WIN_33)

10

20

30

40

50

Aレジスタ値=HLレジスタ値のアドレスが示すデータ (@WIN_33) AND Aレジスタ値=0

となる。

【2148】

次のステップS1186では、

HLレジスタ値=148B(H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B(H)+9(H) (HL+B)=1494(H)

Aレジスタ値=HLレジスタ値 (@WIN_34) AND Aレジスタ値=0

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=9-1=8

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2149】

(2回目)

ステップS1182では、HLレジスタ値=1350(H) (図柄配列アドレスバッファ1の値)となる。

ステップS1183では、

HLレジスタ値=1350(H)+8(H) (HL+B)=1358(H)

Aレジスタ値=00011010(B) (@WIN_26 OR @WIN_28 OR @WIN_29)

となる。

【2150】

ステップS1184では、

HLレジスタ値=140D(H) (図柄配列アドレスバッファ2の値)

となる。

ステップS1185では、

HLレジスタ値=140D(H)+8(H) (HL+B)=1415(H)

HLレジスタ値のアドレスが示すデータ=00110000(B) (@WIN_29 OR @WIN_30)

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=00010000(B)

となる。

【2151】

次のステップS1186では、

HLレジスタ値=148B(H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B(H)+8(H) (HL+B)=1493(H)

HLレジスタ値のアドレスが示すデータ=00001000(B) (@WIN_28)

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=8-1=7

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2152】

(3回目)

ステップS1182では、HLレジスタ値=1350(H) (図柄配列アドレスバッファ1の値)となる。

ステップS1183では、

HLレジスタ値=1350(H) + 7(H) (HL+B) = 1357(H)

Aレジスタ値=00000011(B) (@WIN_17 OR @WIN_18)

となる。

【2153】

ステップS1184では、

HLレジスタ値=140D(H) (図柄配列アドレスバッファ2の値)

となる。

ステップS1185では、

HLレジスタ値=140D(H) + 7(H) (HL+B) = 1414(H)

HLレジスタ値のアドレスが示すデータ=0000010(B) (@WIN_18)

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値
=00000010(B)

となる。

【2154】

次のステップS1186では、

HLレジスタ値=148B(H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B(H) + 7(H) (HL+B) = 1492(H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値
=0

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=7-1=6

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2155】

(4回目)

ステップS1182では、HLレジスタ値=1350(H) (図柄配列アドレスバッファ1の値)となる。

ステップS1183では、

HLレジスタ値=1350(H) + 6(H) (HL+B) = 1356(H)

Aレジスタ値=00000010(B) (@WIN_10)

となる。

【2156】

ステップS1184では、

HLレジスタ値=140D(H) (図柄配列アドレスバッファ2の値)

となる。

ステップS1185では、

HLレジスタ値=140D(H) + 6(H) (HL+B) = 1413(H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値
=0

となる。

【2157】

次のステップS1186では、

Hレジスタ値=148B(H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

Hレジスタ値=148B(H) + 6(H) (HL+B) = 1491(H)

Hレジスタ値のアドレスが示すデータ=00110000(B) (@WIN_13 OR @WIN_14)

Aレジスタ値=Hレジスタ値のアドレスが示すデータ AND Aレジスタ値
= 0

10

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=6-1=5

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2158】

(5回目)

ステップS1182では、Hレジスタ値=1350(H) (図柄配列アドレスバッファ1の値)となる

20

ステップS1183では、

Hレジスタ値=1350(H) + 5(H) (HL+B) = 1355(H)

Aレジスタ値=11001011(B) (@WIN_01_02 OR @WIN_04 OR @WIN_07_08)

となる。

【2159】

ステップS1184では、

Hレジスタ値=140D(H) (図柄配列アドレスバッファ2の値)

となる。

30

ステップS1185では、

Hレジスタ値=140D(H) + 5(H) (HL+B) = 1412(H)

Hレジスタ値のアドレスが示すデータ=01000001(B) (@WIN_01 OR @WIN_07)

Aレジスタ値=Hレジスタ値のアドレスが示すデータ AND Aレジスタ値
= 01000001(B)

となる。

【2160】

次のステップS1186では、

Hレジスタ値=148B(H) (図柄配列アドレスバッファ3の値)

40

となる。

次のステップS1187では、

Hレジスタ値=148B(H) + 5(H) (HL+B) = 1490(H)

Hレジスタ値のアドレスが示すデータ=00001101(B) (@WIN_01 OR @WIN_03 OR @WIN_04)

Aレジスタ値=Hレジスタ値のアドレスが示すデータ AND Aレジスタ値
= 00000001(B)

となる。

よって、ゼロフラグ≠「1」である。

このため、ステップS1188で「No」となり、ステップS1189に進む。

50

ステップ S 1 1 8 9 では、

$BCレジスタ値 = Bレジスタ値 (図柄群の値) \times Cレジスタ値 (1つの図柄群に含まれるデータ数) = 5 \times 8 = 40 (D) (28 (H))$

$HLレジスタ値 = 15F7 (H)$

$HLレジスタ値 = HLレジスタ値 + BCレジスタ値 = 15F7 (H) + 28 (H) = 161F (H)$

となる。

【2161】

ステップ S 1 1 9 0 では、

$HLレジスタ値 = 161F (H) + 1 (H) = 1620 (H)$

10

となる。

ステップ S 1 1 9 1 では、Aレジスタ値「00000001 (B)」を右に1シフトすると、「00000000 (B)」となり、キャリーフラグが「1」となる。

ステップ S 1 1 9 2 では、キャリーフラグが「1」であるので「Yes」と判断してステップ S 1 1 9 3 に進む。

ステップ S 1 1 9 3 では、

$HLレジスタ値のアドレスが示すデータ = 15 (D)$

であるので、払出し数が「0」でないと判断し、ステップ S 1 1 9 4 に進む。

ステップ S 1 1 9 4 では、「15 (D)」を払出し枚数データ (`_NB_PAY_MEDAL`) に記憶する。

20

以上により、小役 0 1 の入賞時には、払出し枚数テーブル (`TBL_WIN_CTL`) のアドレス「1620 (H)」が特定され、払出し枚数「15 (D)」が記憶される。

【2162】

次に、表示判定処理の第2例として、役抽選により、当選番号「26」に決定された遊技において、左リール 3 1 の中段を図柄番号「10」の図柄が通過しているときに左ストップスイッチ 4 2 が操作され、その後、中リール 3 1 の中段を図柄番号「2」の図柄が通過しているときに中ストップスイッチ 4 2 が操作され、その後、右リール 3 1 の中段を図柄番号「3」の図柄が通過しているときに右ストップスイッチ 4 2 が操作されたことにより、有効ラインに「スイカ (11番)」－「黒BAR (3番)」－「ベルA (4番)」が停止し、役の非入賞となった例を示す。この図柄組合せは、第1例の図柄組合せに対し、中リール 3 1 の図柄のみが異なる。

30

まず、中リール 3 1 について、図 2 2 6 の図柄配列アドレスバッファセットにより、以下のようになる。

【2163】

ステップ S 1 1 7 1 では、Aレジスタ値 = 「2」 (停止／制御リール番号データ) となる。

ステップ S 1 1 7 2 では、

(1) $Aレジスタ値 = 2 \times 2 = 4$

(2) $DEレジスタ値 = F09E (H)$

(3) $DEレジスタ値 = DEレジスタ値 + Aレジスタ値 = F0A2 (H)$

ステップ S 1 1 7 3 では、

$HLレジスタ値 = 1207 (H)$

40

となる。

ステップ S 1 1 7 4 では、

(1) $HLレジスタ値 = HLレジスタ値 + Aレジスタ値 = 120B (H)$

(2) $HLレジスタ値 = HLレジスタ値が示すアドレスの値 = 13B3 (H)$

となる。

ステップ S 1 1 7 5 では、

(1) $Aレジスタ値 = 「2 (D)」 (制御図柄番号 (_BF_PICTURE))$

(2) $Aレジスタ値 = Aレジスタ値 \times 9 = 18 (D) (12 (H))$

(3) $HLレジスタ値 = HLレジスタ値 + Aレジスタ値 = 13C5 (H)$

50

となる。

【2164】

よって、

図柄配列アドレスバッファ1: 1350 (H)

図柄配列アドレスバッファ2: 13C5 (H)

図柄配列アドレスバッファ3: 148B (H)

となる。

この場合、図227において、ステップS1181では、

Bレジスタ値=9

Cレジスタ値=8

をセットする。

(1回目)

ステップS1182では、

HLレジスタ値=1350 (H) (図柄配列アドレスバッファ1の値)

となる。

次のステップS1183では、

HLレジスタ値=1350 (H) + 9 (H) (HL+B) = 1359 (H)

Aレジスタ値=0 (HLレジスタ値が示すアドレスに記憶された値)

となる。

【2165】

次のステップS1184では、

HLレジスタ値=135C (H) (図柄配列アドレスバッファ2の値)

となる。

次のステップS1185では、

HLレジスタ値=13C5 (H) + 9 (H) (HL+B) = 13CE (H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

【2166】

次のステップS1186では、

HLレジスタ値=148B (H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B (H) + 9 (H) (HL+B) = 1494 (H)

Aレジスタ値=HLレジスタ値 (@WIN_34) AND Aレジスタ値=0

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=9-1=8

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2167】

(2回目)

ステップS1182では、HLレジスタ値=1350 (H) (図柄配列アドレスバッファ1の値)となる。

ステップS1183では、

HLレジスタ値=1350 (H) + 8 (H) (HL+B) = 1358 (H)

Aレジスタ値=00011010 (B) (@WIN_26 OR @WIN_28 OR @WIN_29)

となる。

【2168】

10

20

30

40

50

ステップ S 1 1 8 4 では、

H L レジスタ値 = 1 3 C 5 (H) (図柄配列アドレスバッファ 2 の値)

となる。

ステップ S 1 1 8 5 では、

H L レジスタ値 = 1 3 C 5 (H) + 8 (H) (H L + B) = 1 3 C D (H)

H L レジスタ値のアドレスが示すデータ = 0 0 0 0 0 1 1 1 (B) (@WIN_25 OR @WIN_26 OR @WIN_27)

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値
= 0 0 0 0 0 1 0 (B)

となる。

【 2 1 6 9 】

次のステップ S 1 1 8 6 では、

H L レジスタ値 = 1 4 8 B (H) (図柄配列アドレスバッファ 3 の値)

となる。

次のステップ S 1 1 8 7 では、

H L レジスタ値 = 1 4 8 B (H) + 8 (H) (H L + B) = 1 4 9 3 (H)

H L レジスタ値のアドレスが示すデータ = 0 0 0 0 1 0 0 0 (B) (@WIN_28)

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値
= 0

となる。

よって、ゼロフラグ = 「1」である。

このため、ステップ S 1 1 8 8 で「Y e s」となるので、ステップ S 1 1 9 5 に進み、

B レジスタ値 = 8 - 1 = 7

となる。

ステップ S 1 1 9 6 で「N o」(B レジスタ値 ≠ 0) となり、ステップ S 1 1 8 2 に戻る。

【 2 1 7 0 】

(3 回目)

ステップ S 1 1 8 2 では、H L レジスタ値 = 1 3 5 0 (H) (図柄配列アドレスバッファ 1 の値) となる。

ステップ S 1 1 8 3 では、

H L レジスタ値 = 1 3 5 0 (H) + 7 (H) (H L + B) = 1 3 5 7 (H)

A レジスタ値 = 0 0 0 0 0 1 1 (B) (@WIN_17 OR @WIN_18)

となる。

【 2 1 7 1 】

ステップ S 1 1 8 4 では、

H L レジスタ値 = 1 3 C 5 (H) (図柄配列アドレスバッファ 2 の値)

となる。

ステップ S 1 1 8 5 では、

H L レジスタ値 = 1 3 C 5 (H) + 7 (H) (H L + B) = 1 3 C C (H)

H L レジスタ値のアドレスが示すデータ = 0 0 0 1 0 0 0 0 (B) (@WIN_21)

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値 = 0

となる。

【 2 1 7 2 】

次のステップ S 1 1 8 6 では、

H L レジスタ値 = 1 4 8 B (H) (図柄配列アドレスバッファ 3 の値)

となる。

次のステップ S 1 1 8 7 では、

H L レジスタ値 = 1 4 8 B (H) + 7 (H) (H L + B) = 1 4 9 2 (H)

H L レジスタ値のアドレスが示すデータ = 0

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値

10

20

30

40

50

= 0

となる。

よって、ゼロフラグ = 「1」である。

このため、ステップ S 1 1 8 8 で「Y e s」となるので、ステップ S 1 1 9 5 に進み、

Bレジスタ値 = $7 - 1 = 6$

となる。

ステップ S 1 1 9 6 で「N o」（Bレジスタ値 $\neq 0$ ）となり、ステップ S 1 1 8 2 に戻る。

【2 1 7 3】

（4回目）

ステップ S 1 1 8 2 では、HLレジスタ値 = 1 3 5 0（H）（図柄配列アドレスバッファ 1 の値）となる。

ステップ S 1 1 8 3 では、

HLレジスタ値 = 1 3 5 0（H）+ 6（H）（HL + B）= 1 3 5 6（H）

Aレジスタ値 = 0 0 0 0 0 0 1 0（B）（@WIN_10）

となる。

【2 1 7 4】

ステップ S 1 1 8 4 では、

HLレジスタ値 = 1 3 C 5（H）（図柄配列アドレスバッファ 2 の値）

となる。

ステップ S 1 1 8 5 では、

HLレジスタ値 = 1 3 C 5（H）+ 6（H）（HL + B）= 1 3 C B（H）

HLレジスタ値のアドレスが示すデータ = 1 0 0 0 0 0 0 0（B）（@WIN_16）

Aレジスタ値 = HLレジスタ値のアドレスが示すデータ AND Aレジスタ値

= 0

となる。

【2 1 7 5】

次のステップ S 1 1 8 6 では、

HLレジスタ値 = 1 4 8 B（H）（図柄配列アドレスバッファ 3 の値）

となる。

次のステップ S 1 1 8 7 では、

HLレジスタ値 = 1 4 8 B（H）+ 6（H）（HL + B）= 1 4 9 1（H）

HLレジスタ値のアドレスが示すデータ = 0 0 1 1 0 0 0 0（B）（@WIN_13 OR @WIN_14）

Aレジスタ値 = HLレジスタ値のアドレスが示すデータ AND Aレジスタ値

= 0

となる。

よって、ゼロフラグ = 「1」である。

このため、ステップ S 1 1 8 8 で「Y e s」となるので、ステップ S 1 1 9 5 に進み、

Bレジスタ値 = $6 - 1 = 5$

となる。

ステップ S 1 1 9 6 で「N o」（Bレジスタ値 $\neq 0$ ）となり、ステップ S 1 1 8 2 に戻る。

【2 1 7 6】

（5回目）

ステップ S 1 1 8 2 では、HLレジスタ値 = 1 3 5 0（H）（図柄配列アドレスバッファ 1 の値）となる

ステップ S 1 1 8 3 では、

HLレジスタ値 = 1 3 5 0（H）+ 5（H）（HL + B）= 1 3 5 5（H）

Aレジスタ値 = 1 1 0 0 1 0 1 1（B）（@WIN_01_02 OR @WIN_04 OR @WIN_07_08）

となる。

10

20

30

40

50

【2177】

ステップS1184では、

HLレジスタ値=13C5 (H) (図柄配列アドレスバッファ2の値)

となる。

ステップS1185では、

HLレジスタ値=13C5 (H) + 5 (H) (HL+B) = 13CA (H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

【2178】

次のステップS1186では、

HLレジスタ値=148B (H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B (H) + 5 (H) (HL+B) = 1490 (H)

HLレジスタ値のアドレスが示すデータ=00001101 (B) (@WIN_01 OR @WIN_03 OR @WIN_04)

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

よって、ゼロフラグ=「1」である。

このため、ステップS1188で「Yes」となるので、ステップS1195に進み、

Bレジスタ値=5-1=4

となる。

ステップS1196で「No」(Bレジスタ値≠0)となり、ステップS1182に戻る。

【2179】

(6回目)

ステップS1182では、HLレジスタ値=1350 (H) (図柄配列アドレスバッファ1の値)となる。

ステップS1183では、

HLレジスタ値=1350 (H) + 4 (H) (HL+B) = 1354 (H)

Aレジスタ値=0

となる。

【2180】

ステップS1184では、

HLレジスタ値=13C5 (H) (図柄配列アドレスバッファ2の値)

となる。

ステップS1185では、

HLレジスタ値=13C5 (H) + 4 (H) (HL+B) = 13C9 (H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

【2181】

次のステップS1186では、

HLレジスタ値=148B (H) (図柄配列アドレスバッファ3の値)

となる。

次のステップS1187では、

HLレジスタ値=148B (H) + 4 (H) (HL+B) = 1491 (H)

HLレジスタ値のアドレスが示すデータ=0

Aレジスタ値=HLレジスタ値のアドレスが示すデータ AND Aレジスタ値=0

となる。

よって、ゼロフラグ＝「1」である。

このため、ステップS 1 1 8 8で「Y e s」となるので、ステップS 1 1 9 5に進み、
Bレジスタ値＝4－1＝3

となる。

ステップS 1 1 9 6で「N o」（Bレジスタ値≠0）となり、ステップS 1 1 8 2に戻る。

【2 1 8 2】

（7回目）

ステップS 1 1 8 2では、HLレジスタ値＝1 3 5 0（H）（図柄配列アドレスバッファ1の値）となる

ステップS 1 1 8 3では、

HLレジスタ値＝1 3 5 0（H）＋3（H）（HL＋B）＝1 3 5 3（H）

Aレジスタ値＝0 1 0 0 0 0 0 0（B）（@REP_06）

となる。

【2 1 8 3】

ステップS 1 1 8 4では、

HLレジスタ値＝1 3 C 5（H）（図柄配列アドレスバッファ2の値）

となる。

ステップS 1 1 8 5では、

HLレジスタ値＝1 3 C 5（H）＋3（H）（HL＋B）＝1 3 C 8（H）

HLレジスタ値のアドレスが示すデータ＝0 0 0 0 0 1 0（B）（@REP_01）

Aレジスタ値＝HLレジスタ値のアドレスが示すデータ AND Aレジスタ値＝0

となる。

【2 1 8 4】

次のステップS 1 1 8 6では、

HLレジスタ値＝1 4 8 B（H）（図柄配列アドレスバッファ3の値）

となる。

次のステップS 1 1 8 7では、

HLレジスタ値＝1 4 8 B（H）＋3（H）（HL＋B）＝1 4 8 E（H）

HLレジスタ値のアドレスが示すデータ＝1 0 1 0 0 0 1 0（B）（@REP_01 OR @REP_05 OR @REP_07）

Aレジスタ値＝HLレジスタ値のアドレスが示すデータ AND Aレジスタ値＝0

となる。

よって、ゼロフラグ＝「1」である。

このため、ステップS 1 1 8 8で「Y e s」となるので、ステップS 1 1 9 5に進み、
Bレジスタ値＝3－1＝2

となる。

ステップS 1 1 9 6で「N o」（Bレジスタ値≠0）となり、ステップS 1 1 8 2に戻る。

【2 1 8 5】

（8回目）

ステップS 1 1 8 2では、HLレジスタ値＝1 3 5 0（H）（図柄配列アドレスバッファ1の値）となる

ステップS 1 1 8 3では、

HLレジスタ値＝1 3 5 0（H）＋2（H）（HL＋B）＝1 3 5 2（H）

Aレジスタ値＝0

となる。

【2 1 8 6】

ステップS 1 1 8 4では、

HLレジスタ値＝1 3 C 5（H）（図柄配列アドレスバッファ2の値）

となる。

10

20

30

40

50

ステップ S 1 1 8 5 では、

H L レジスタ値 = 1 3 C 5 (H) + 2 (H) (H L + B) = 1 3 C 7 (H)

H L レジスタ値のアドレスが示すデータ = 0

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値 = 0
となる。

【 2 1 8 7 】

次のステップ S 1 1 8 6 では、

H L レジスタ値 = 1 4 8 B (H) (図柄配列アドレスバッファ 3 の値)

となる。

次のステップ S 1 1 8 7 では、

H L レジスタ値 = 1 4 8 B (H) + 2 (H) (H L + B) = 1 4 8 D (H)

H L レジスタ値のアドレスが示すデータ = 0

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値 = 0
となる。

よって、ゼロフラグ = 「 1 」である。

このため、ステップ S 1 1 8 8 で「 Y e s 」となるので、ステップ S 1 1 9 5 に進み、

B レジスタ値 = 2 - 1 = 1

となる。

ステップ S 1 1 9 6 で「 N o 」 (B レジスタ値 ≠ 0) となり、ステップ S 1 1 8 2 に戻る。

【 2 1 8 8 】

(9 回目)

ステップ S 1 1 8 2 では、H L レジスタ値 = 1 3 5 0 (H) (図柄配列アドレスバッファ 1 の値) となる

ステップ S 1 1 8 3 では、

H L レジスタ値 = 1 3 5 0 (H) + 1 (H) (H L + B) = 1 3 5 1 (H)

A レジスタ値 = 0

となる。

【 2 1 8 9 】

ステップ S 1 1 8 4 では、

H L レジスタ値 = 1 3 C 5 (H) (図柄配列アドレスバッファ 2 の値)

となる。

ステップ S 1 1 8 5 では、

H L レジスタ値 = 1 3 C 5 (H) + 1 (H) (H L + B) = 1 3 C 6 (H)

H L レジスタ値のアドレスが示すデータ = 1 1 1 1 0 0 0 0 (B) (@SRB_E_H)

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値 = 0
となる。

【 2 1 9 0 】

次のステップ S 1 1 8 6 では、

H L レジスタ値 = 1 4 8 B (H) (図柄配列アドレスバッファ 3 の値)

となる。

次のステップ S 1 1 8 7 では、

H L レジスタ値 = 1 4 8 B (H) + 1 (H) (H L + B) = 1 4 8 C (H)

H L レジスタ値のアドレスが示すデータ = 0

A レジスタ値 = H L レジスタ値のアドレスが示すデータ AND A レジスタ値 = 0
となる。

よって、ゼロフラグ = 「 1 」である。

このため、ステップ S 1 1 8 8 で「 Y e s 」となるので、ステップ S 1 1 9 5 に進み、

B レジスタ値 = 1 - 1 = 0

となる。

ステップ S 1 1 9 6 で「 Y e s 」 (B レジスタ値 = 0) となり、本フローチャートによる

10

20

30

40

50

処理を終了する。

これにより、払出し枚数データは、「0」のままとなる。

【2191】

＜第27実施形態＞

第27実施形態は、図柄配列テーブルに関するものである。

図228及び図229は、第27実施形態における図柄配列テーブルを示す図である。図柄配列テーブルは、各アドレスに、図柄番号に対応する図柄データを記憶している。第27実施形態では、各アドレスに記憶されている図柄データの具体的内容については省略する。

第25実施形態における図柄配列テーブルは、以下のように構成されている。

(1) 第1リール図柄配列テーブル (TBL_PICARG_1) (図181)

1203 (H) : 2 番図柄 + 3 番図柄

1204 (H) : 4 番図柄 + 5 番図柄

:

120B (H) : 18 番図柄 + 19 番図柄

120C (H) : 0 番図柄 + 1 番図柄

(2) 第2リール図柄配列テーブル (TBL_PICARG_2) (図185)

123A (H) : 1 番図柄 + 2 番図柄

123B (H) : 3 番図柄 + 4 番図柄

:

1242 (H) : 17 番図柄 + 18 番図柄

1243 (H) : 19 番図柄 + 0 番図柄

(3) 第3リール図柄配列テーブル (TBL_PICARG_3) (図189)

128F (H) : 0 番図柄 + 1 番図柄

1290 (H) : 2 番図柄 + 3 番図柄

:

1297 (H) : 16 番図柄 + 17 番図柄

1298 (H) : 18 番図柄 + 19 番図柄

【2192】

上記からわかるように、第1 (左) リール31については、先頭アドレス (1203 (H)) には2番図柄 (上位4ビット) が記憶されている。このように設定しているのは、制御図柄番号 (_BF_PICTURE) の基準位置が下段であるので、左リール31では、基準位置である下段に0番図柄が停止するとき、有効ライン (上段) には2番図柄が停止するためである。

また、第2 (中) リール31については、先頭アドレス (123A (H)) には1番図柄 (上位4ビット) が記憶されている。中リール31では、基準位置である下段に0番図柄が停止するとき、有効ライン (中段) には1番図柄が停止するためである。

同様に、第3 (右) リール31については、先頭アドレス (128F (H)) には0番図柄 (上位4ビット) が記憶されている。右リール31では、基準位置と有効ライン上の位置が一致するためである。

【2193】

第25実施形態における図181、図185、図189の例は、1アドレスあたり2図柄のデータ (上位4ビットに1つの図柄データ、下位4ビットに1つの図柄データ) を記憶している。

一方、1アドレスに1図柄データを記憶する場合には、図228や図229に示すように構成される。

第27実施形態の図柄配列テーブルでは、説明の簡素化のため、左リール31の図柄データについてはアドレス「1000 (H)」から開始し、中リール31の図柄データについてはアドレス「1100 (H)」から開始し、右リール31の図柄データについてはアドレス「1200 (H)」から開始するものとする。

【2194】

図228は、第25実施形態の図柄配列テーブルにおいて、アドレスあたり1図柄のデータとしたときの例（例1）を示す図である。図228に示すように、左リール31の図柄データについては、先頭アドレスから順に、図柄番号2番の図柄データから記憶される。また、中リール31の図柄データについては、先導アドレスから順に、図柄番号1番の図柄データから記憶される。さらにまた、右リール31の図柄データについては、先頭アドレスから順に、図柄番号0番の図柄データから記憶される。

【2195】

このように、左、中、及び右リール31の図柄配列テーブルにおいて、先頭アドレスの図柄データの図柄番号をずらすことで、基準位置（基準ライン上の位置）に停止する図柄の図柄番号をオフセット値として、有効ラインに停止する図柄の図柄番号を取得することが可能となる。

たとえば、左リール31の停止時に、基準位置（下段）に図柄番号0の図柄が停止するときは、有効ライン（上段）に停止する図柄の図柄番号として、「1000（H）（先頭アドレス値）」+「0（図柄番号）」＝「1000（H）」により、アドレス「1000（H）」に記憶されている図柄データ（図柄番号2用）を取得することが可能である。

同様に、左リール31の停止時に基準位置（下段）に図柄番号10の図柄が停止するときは、有効ライン（上段）に停止する図柄の図柄番号として、「1000（H）」+「10（D）」＝「100A（H）」により、アドレス「100A（H）」に記憶されている図柄データ（図柄番号12用）を取得することが可能である。

【2196】

中リール31については、たとえば中リール31の停止時に基準位置（下段）に図柄番号0の図柄が停止するときは、有効ライン（中段）に停止する図柄の図柄番号として、「1100（H）（先頭アドレス値）」+「0（図柄番号）」＝「1100（H）」により、アドレス「1100（H）」に記憶されている図柄データ（図柄番号1用）を取得することが可能である。

同様に、中リール31の停止時に基準位置（下段）に図柄番号10の図柄が停止するときは、有効ライン（中段）に停止する図柄の図柄番号として、「1100（H）」+「10（D）」＝「110A（H）」により、アドレス「110A（H）」に記憶されている図柄データ（図柄番号11用）を取得することが可能である。

【2197】

また、右リール31については、右リール31の基準位置（下段）に図柄番号0の図柄が停止するときは、有効ライン（下段）に停止する図柄の図柄番号として、「1200（H）（先頭アドレス値）」+「0（図柄番号）」＝「1200（H）」により、アドレス「1200（H）」に記憶されている図柄データ（図柄番号0用）を取得することが可能である。

同様に、右リール31の停止時に基準位置（下段）に図柄番号10の図柄が停止するときは、有効ライン（下段）に停止する図柄の図柄番号として、「1200（H）」+「10（D）」＝「120A（H）」により、アドレス「120A（H）」に記憶されている図柄データ（図柄番号10用）を取得することが可能である。

【2198】

なお、本例の有効ラインは、「左上段」－「中中段」－「右下段」であるので、上記のように図柄データをずらしているが、有効ラインがたとえばVライン状の「左上段」－「中下段」－「右上段」からなる場合には、

（1）左リール31の図柄配列テーブル

1000（H）：図柄番号2用

1001（H）：図柄番号3用

：

（2）中リール31の図柄配列テーブル

1100（H）：図柄番号0用

10

20

30

40

50

1 1 0 1 (H) : 図柄番号 1 用

:

(3) 右リール 3 1 の図柄配列テーブル

1 2 0 0 (H) : 図柄番号 2 用

1 2 0 1 (H) : 図柄番号 3 用

:

とすればよい。

【2 1 9 9】

図 2 2 9 は、図柄配列テーブルにおいて、左、中、及び右リール 3 1 の図柄データをずらさない例 (例 2) を示す図である。また、この例では、基準ラインを「左上段」－「中上段」－「右上段」とする (有効ラインは図 2 2 8 と同じ)。

そして、図 2 2 9 に示すように、左、中、及び右リール 3 1 の各図柄配列テーブルでは、いずれも、図柄データは、図柄番号 0 用の図柄データから順に記憶されている。

一方、この例では、最終アドレスに、差分データを記憶している。

例 2 の場合には、基準位置に停止する図柄番号に差分データを加算して、有効ラインに停止する図柄番号を取得することが可能となる。

【2 2 0 0】

たとえば左リール 3 1 の基準位置に図柄番号 0 の図柄が停止するときは、「1 0 0 0 (H) (先頭アドレス値)」+「0 (図柄番号)」+「0 (差分データ)」=「1 0 0 0 (H)」により、アドレス「1 0 0 0 (H)」に記憶されている図柄データ (図柄番号 0 用) を取得することが可能となる。

同様に、左リール 3 1 の基準位置に図柄番号 1 0 の図柄が停止するときは、「1 0 0 0 (H)」+「1 0 (D)」+「0」=「1 0 0 A (H)」により、アドレス「1 0 0 A (H)」に記憶されているデータ (図柄番号 1 0 用) を取得することが可能である。

【2 2 0 1】

また、中リール 3 1 については、中リール 3 1 の基準位置に図柄番号 0 の図柄が停止するときは、「1 1 0 0 (H) (先頭アドレス値)」+「0 (図柄番号)」+「1 (差分データ)」=「1 1 0 1 (H)」により、アドレス「1 1 0 1 (H)」に記憶されているデータ (図柄番号 1 用) を取得することが可能である。

同様に、中リール 3 1 の基準位置に図柄番号 1 0 の図柄が停止するときは、「1 1 0 0 (H)」+「1 0 (D)」+「1」=「1 1 0 B (H)」に記憶されているデータ (図柄番号 1 1 用) を取得することが可能である。

【2 2 0 2】

さらにまた、右リール 3 1 については、右リール 3 1 の基準位置に図柄番号 0 の図柄が停止するときは、「1 2 0 0 (H) (先頭アドレス値)」+「0 (図柄番号)」+「2 (差分データ)」=「1 2 0 2 (H)」により、アドレス「1 2 0 2 (H)」に記憶されているデータ (図柄番号 2 用) を取得することが可能。

同様に、右リール 3 1 の基準位置に図柄番号 1 0 の図柄が停止するときは、「1 2 0 0 (H)」+「1 0」+「2」=「1 2 0 C (H)」により、アドレス「1 2 0 C (H)」に記憶されているデータ (図柄番号 1 2 用) を取得することが可能である。

以上のように、基準位置に停止する図柄の図柄番号から、有効ラインに停止する図柄の図柄番号を取得するためには、図柄配列データにおける図柄データを予めずらして記憶しておく方法や、図柄配列データにおける図柄データをずらさずに記憶しておき、差分データを用いて図柄番号を取得する方法等が挙げられる。

【2 2 0 3】

以上の第 2 7 実施形態において、図 2 2 8 の例 1 では、先頭アドレスで特定している図柄データの図柄番号が異なっている。このように、第 1 リール 3 1、第 2 リール 3 1、及び第 3 リール 3 1 の図柄配列テーブルに記憶しておく図柄データを、図柄番号をずらして記憶しておく (差分を考慮して記憶しておく) ことで、取得した制御図柄番号 (BF_PICTURE) ごとに補正を行う (差分を加算又は減算する) 必要がなくなる。よって、プログラム

10

20

30

40

50

処理の簡素化及びROM 54の容量の削減を図ることができる。

【2204】

一方、図229の例2のように、左リール31、中リール31、及び右リール31の各図柄配列テーブルにおいて、いずれも、図柄番号0の図柄データから順に記憶しておき、図柄データを取得するときは、基準位置に停止する図柄の図柄番号に対して当該リール31の差分データを加算又は減算するようにした場合には、有効ラインに変更があっても、差分データを変更するだけでよいので、開発工数を削減することができる。

【2205】

また、第27実施形態（第25実施形態を含む）の例では、規定数によって有効ラインが変化しない例である。これに対し、規定数によって有効ラインが変化する場合には、たとえば以下のようにする。

10

まず、図228の例1（第25実施形態を含む）の場合には、規定数ごとに図柄配列テーブルを設けることが挙げられる。

また、図228の例2の場合には、規定数ごとに差分データを設けることが挙げられる。特に、図228の例2の場合には、規定数によって図柄配列テーブルが変化しない（規定数が増えようとも図柄配列テーブルは同じである）ので、記憶領域の増大を抑制することができる。

【2206】

さらに、第27実施形態（第25実施形態を含む）の例では、有効ライン数が1本である例を示したが、有効ライン数が複数本である場合には、たとえば以下のようにする。

20

まず、図228の例1（第25実施形態を含む）の場合には、有効ラインごとに図柄配列テーブルを設けることが挙げられる。

また、図228の例2の場合には、有効ラインごとに差分データを設けることが挙げられる。特に、図228の例2の場合には、有効ラインが増加しても図柄配列テーブルが変化しない（有効ラインが増えようとも図柄配列テーブルは同じである）ので、記憶領域の増大を抑制することができる。

さらにまた、規定数によって有効ラインの位置や本数が変化する場合において、図228の例1（第25実施形態を含む）の場合には、すべての有効ラインごとに図柄配列テーブルを設け、たとえば所定の規定数の場合にはどの（1又は複数の）図柄配列テーブルを用いるかを指定することが挙げられる。

30

同様に、図228の例2の場合には、すべての有効ラインごとに差分データを設け、たとえば所定の規定数の場合にはどの（1又は複数の）差分データを用いるかを指定することが挙げられる。

【2207】

<第28実施形態>

上述した第25～第27実施形態は、有効ラインは1本である。

これに対し、第28実施形態では、有効ラインを複数本有する場合について説明する。

図230は、第28実施形態における表示窓18及び有効ラインとRWM領域とを示す図である。図中（A）は、表示窓18内の各図柄とRWM領域との関係を示し、（B）は、有効ラインL1～L5とRWM領域との関係を示している。

40

第28実施形態では、図115に示した第23実施形態と同様に表示窓18内に「3×3」の9図柄が表示されるものである。

【2208】

図中（A）に示すように、各停止位置（図柄）ごとに、1つのRWM（記憶）領域が設けられている。たとえば左リール31では、上段「1」のRWM領域は「_WK_PIC_LFT1」、中段「2」のRWM領域は「_WK_PIC_LFT2」、下段「3」のRWM領域は「_WK_PIC_LFT3」と定められている。よって、全9個の停止位置（図柄）に対応する9個のRWM領域がも設けられている。また、各RWM領域は、2バイトから構成されている。

さらに、図中（B）に示すように、有効ラインごとにRWM領域が設けられている。第28実施形態における有効ラインは、L1～L5の5本である。そして、たとえば右下がり

50

の有効ライン L 1 の RWM 領域は「_WK_PIC_L1」である。

さらにまた、全有効ラインにたいする RWM 領域「_WK_ALL_PIC」が設けられている。「_WK_ALL_PIC」は、「_WK_PIC_L1」から「_WK_PIC_L5」までを OR（論理和）演算することによって求められる値である。

【2209】

図 231 は、第 28 実施形態における図柄配列を示す図である。図 114 に示した第 23 実施形態では、1 リール 31 あたりの図柄数は「20」であるが、第 28 実施形態では、図柄数は「21」である。

また、図 232 は、第 28 実施形態における第 1 リール図柄配列テーブル (TBL_PICARG_1) を示す図であり、第 25 実施形態における図 181 に相当する。

また、図 233 は、第 28 実施形態における第 2 リール図柄配列テーブル (TBL_PICARG_2) を示す図であり、第 25 実施形態における図 185 に相当する。

さらにまた、図 234 は、第 28 実施形態における第 3 リール図柄配列テーブル (TBL_PICARG_3) を示す図であり、第 25 実施形態における図 189 に相当する。

【2210】

図 232 において、左リール 31 の第 1 図柄配列テーブル (TBL_PICARG_1) では、先頭アドレスから順に、図 231 の図柄番号「0」から「20」に向かって、各図柄の図柄データが設けられている（アドレス「1200 (H)」～「1228 (H)」）とともに、最後の 2 つのデータは、図柄番号「0」及び「1」の図柄データである。したがって、アドレス「122A (H)」の図柄データはアドレス「1200 (H)」の図柄データと同一であり、アドレス「122C (H)」の図柄データはアドレス「1201 (H)」の図柄データと同一である。

中リール 31 の第 2 図柄配列テーブル (TBL_PICARG_2)、及び右リール 31 の第 3 図柄配列テーブル (TBL_PICARG_3) についても、第 1 図柄配列テーブル (TBL_PICARG_1) と同様に、先頭アドレスから順に、図柄番号「0」の図柄データ、図柄番号「1」の図柄データ、・・・、図柄番号「20」の図柄データ、図柄番号「0」の図柄データ、図柄番号「1」の図柄データが配列されている。

【2211】

そして、たとえば左リール 31 の停止時に、上段に図柄番号「0」の「ベル」、中段に図柄番号「1」のリプレイ、下段に図柄番号「2」の「ブランク」が停止するときは、
_WK_PIC_LFT1=00001000 (B)、00000001 (B) (ベル)
_WK_PIC_LFT2=00000011 (B)、00000001 (B) (リプレイ)
_WK_PIC_LFT3=00000000 (B)、00000000 (B) (ブランク)
が記憶される。

中リール 31 及び右リール 31 の停止時も同様である。

また、各リール 31 が停止するとき、各記憶領域に図柄データを記憶する方法としては、以下の方法が挙げられる。

（例 1）上段を基準とする方法

たとえば左リール 31 の停止時に、上段に停止する図柄の図柄データに対応するアドレスを特定する。具体的には、上段に停止する図柄の図柄データに対応するアドレスが「1200 (H)」である場合、「_WK_PIC_LFT1」には、アドレス「1200 (H)」に記憶されている図柄データを記憶する。

次に、「_WK_PIC_LFT2」には、上記アドレス「1200 (H)」に「2 (H)」を加算したアドレス「1202 (H)」に記憶されている図柄データを記憶する。

【2212】

さらに、「_WK_PIC_LFT3」には、上記アドレス「1200 (H)」に「4 (H)」を加算したアドレス「1204 (H)」に記憶されている図柄データを記憶する。

なお、上段に停止する図柄の図柄番号が「0」であるときは、アドレス「122A (H)」に記憶された図柄データではなく、アドレス「1200 (H)」に記憶された図柄データを使用する。同様に、上段に停止する図柄の図柄番号が「1」であるときは、アドレス

「122C(H)」に記憶された図柄データではなく、アドレス「1202(H)」に記憶された図柄データを使用する。

【2213】

(例2) 下段を基準とする方法

たとえば左リール31の停止時に、下段に停止する図柄の図柄データに対応するアドレスを特定する。具体的には、下段に停止する図柄の図柄データに対応するアドレスが「1204(H)」である場合、「_WK_PIC_LFT3」には、アドレス「1204(H)」に記憶されている図柄データを記憶する。

次に、「_WK_PIC_LFT2」には、上記アドレス「1204(H)」から「2(H)」を減算したアドレス「1202(H)」に記憶されている図柄データを記憶する。

さらに、「_WK_PIC_LFT1」には、上記アドレス「1204(H)」から「4(H)」を減算したアドレス「1200(H)」に記憶されている図柄データを記憶する。

【2214】

なお、下段に停止する図柄の図柄番号が「0」であるときは、アドレス「1200(H)」に記憶された図柄データではなく、アドレス「122A(H)」に記憶された図柄データを使用する。同様に、上段に停止する図柄の図柄番号が「1」であるときは、アドレス「1202(H)」に記憶された図柄データではなく、アドレス「122C(H)」に記憶された図柄データを使用する。

以上の例1及び例2のいずれの方法であっても、各リール31ごとに、1つの段の図柄データを基準として、他の段の図柄データを取得することができる。

そして、図232～図234のように、図柄番号数を超過して図柄組合せデータを記憶しておく(図柄番号20の図柄組合せデータの次に再度図柄番号0の図柄組合せデータを記憶し、さらにその次に再度図柄番号1の図柄組合せデータを記憶しておく)ことにより、たとえば、下段に図柄番号0の図柄が停止する場合であっても、中段に停止することとなる図柄番号20の図柄組合せデータ、及び上段に停止することとなる図柄番号19の図柄組合せデータを容易に取得することが可能となる。

【2215】

次に、有効ラインに停止する図柄組合せデータを特定する方法について説明する。

なお、たとえば有効ラインL1の図柄組合せデータ「_WK_PIC_L1」の左リール31の図柄データを「_WK_PIC_L1_L」、中リール31の図柄データを「_WK_PIC_L1_C」、右リール31の図柄データを「_WK_PIC_L1_R」とする。他の有効ラインL2～L5についても同様に設ける。

まず、役抽選の結果、「ベル」－「ベル」－「ベル」が有効ライン上に停止可能となる当選番号に決定され、左リール31の中段を図柄番号20の図柄が通過しているときに左ストップスイッチ42が操作され、その後、中リール31の中段を図柄番号1の図柄が通過しているときに中ストップスイッチ42が操作され、その後、右リール31の中段を図柄番号3の図柄が通過しているときに右ストップスイッチ42が操作されたことにより、全リール31の停止時に、

- 「1」(左上段)：図柄番号「0」(ベル)
- 「2」(左中段)：図柄番号「1」(リプレイ)
- 「3」(左下段)：図柄番号「2」(blank)
- 「4」(中上段)：図柄番号「2」(ベル)
- 「5」(中中段)：図柄番号「3」(青チェリー)
- 「6」(中下段)：図柄番号「4」(リプレイ)
- 「7」(右上段)：図柄番号「4」(ベル)
- 「8」(右中段)：図柄番号「5」(リプレイ)
- 「9」(右下段)：図柄番号「6」(赤チェリー)

が停止すると仮定する。

【2216】

この場合、各停止位置に対応する記憶領域に記憶される図柄データは、

_WK_PIC_LFT1: 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_LFT2: 0 0 0 0 0 0 1 1 (B)、0 0 0 0 0 0 0 1 (B)
_WK_PIC_LFT3: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_CEN1: 0 0 1 1 1 0 0 0 (B)、0 0 0 0 0 0 0 1 (B)
_WK_PIC_CEN2: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_CEN3: 0 0 1 1 0 0 1 1 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_RIG1: 0 0 1 1 1 0 0 1 (B)、0 0 0 0 0 0 0 1 (B)
_WK_PIC_RIG2: 0 0 1 1 0 0 1 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_RIG3: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

10

【2217】

有効ラインL1については、

_WK_PIC_L1_L=_WK_PIC_LFT1: 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_L1_C=_WK_PIC_CEN2: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_L1_R=_WK_PIC_RIG3: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

そして、上位バイト同士(3つ)のAND(論理積)演算、及び下位バイト同士(3つ)のAND演算を実行した値を、「_WK_PIC_L1」とする。

具体的には、「0 0 0 0 1 0 0 0 (B)」AND「0 0 1 1 0 0 0 0 (B)」AND「0 0 1 1 0 0 0 0 (B)」を上位バイトとする。

20

また、「0 0 0 0 0 0 0 0 (B)」AND「0 0 0 0 0 0 0 0 (B)」AND「0 0 0 0 0 0 0 0 (B)」を下位バイトとする。その演算結果を「_WK_PIC_L1」とする。

したがって、

_WK_PIC_L1: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

【2218】

さらに、このデータと、「_WK_ALL_PIC」とのOR(論理和)演算により、「_WK_ALL_PIC」を更新する。「_WK_ALL_PIC」は、最初の演算前は「0」となっている。

OR演算では、上位1バイトデータ同士のOR演算、及び下位1バイトデータ同士のOR演算を行う。

30

よって、

_WK_ALL_PIC = 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

【2219】

次に、有効ラインL2については、

_WK_PIC_L2_L=_WK_PIC_LFT1: 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)
_WK_PIC_L2_C=_WK_PIC_CEN1: 0 0 1 1 1 0 0 0 (B)、0 0 0 0 0 0 0 1 (B)
_WK_PIC_L2_R=_WK_PIC_RIG1: 0 0 1 1 1 0 0 1 (B)、0 0 0 0 0 0 0 1 (B)

となる。

したがって、

40

_WK_PIC_L2: 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

また、更新後の「_WK_ALL_PIC」(有効ラインL1のときの「_WK_ALL_PIC」とOR演算を行う)は、

_WK_ALL_PIC = 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

【2220】

有効ラインL3については、

_WK_PIC_L3_L=_WK_PIC_LFT2: 0 0 0 0 0 0 1 1 (B)、0 0 0 0 0 0 0 1 (B)
_WK_PIC_L3_C=_WK_PIC_CEN2: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

50

_WK_PIC_L3_R=_WK_PIC_RIG2: 0 0 1 1 0 0 1 0 (B)、0 0 0 0 0 0 0 0 (B)
となる。

したがって、

_WK_PIC_L3: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

また、更新後の「_WK_ALL_PIC」は、

_WK_ALL_PIC = 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

【2 2 2 1】

有効ライン L 4 については、

_WK_PIC_L4_L=_WK_PIC_LFT3: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

_WK_PIC_L4_C=_WK_PIC_CEN3: 0 0 1 1 0 0 1 1 (B)、0 0 0 0 0 0 0 0 (B)

_WK_PIC_L4_R=_WK_PIC_RIG3: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

したがって、

_WK_PIC_L4: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

また、更新後の「_WK_ALL_PIC」は、

_WK_ALL_PIC = 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

【2 2 2 2】

有効ライン L 5 については、

_WK_PIC_L5_L=_WK_PIC_LFT3: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

_WK_PIC_L5_C=_WK_PIC_CEN2: 0 0 1 1 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

_WK_PIC_L5_R=_WK_PIC_RIG1: 0 0 1 1 1 0 0 1 (B)、0 0 0 0 0 0 0 1 (B)

となる。

したがって、

_WK_PIC_L5: 0 0 0 0 0 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

また、更新後の「_WK_ALL_PIC」は、

_WK_ALL_PIC = 0 0 0 0 1 0 0 0 (B)、0 0 0 0 0 0 0 0 (B)

となる。

以上により、5本の有効ライン L 1～L 5の図柄組合せデータを演算（合成）したときの「_WK_ALL_PIC」が算出され、この図柄組合せデータが、いずれかの有効ラインに停止する図柄組合せのデータとなる。

【2 2 2 3】

図 2 3 5 は、第 2 8 実施形態における役定義を示す図である。

「_WK_ALL_PIC」の上位バイトと小役又はリプレイの役定義とを1つずつAND（論理積）演算を実行し、「0」であれば当該役は入賞していないと判断し、「0」でなければ当該役が入賞していると判断する。

また、「_WK_ALL_PIC」の下位バイトと役物の役定義とを1つずつAND（論理積）演算を実行し、「0」であれば当該役物は入賞していないと判断し、「0」でなければ当該役物が入賞していると判断する。

【2 2 2 4】

また、上記判断は、すべての小役、リプレイ、役物について実行してもよいが、重複入賞がない仕様であるときは、当該役が入賞していると判断された時点で、それ以降の演算を中止してもよい。

上記例では、「_WK_ALL_PIC」の上位バイトは「0 0 0 0 1 0 0 0 (B)」であるので、小役又はリプレイの役定義とAND演算すると、小役Bの役定義とAND演算したときに「0 0 0 0 1 0 0 0 (B)」≠「0」となり、小役Bが入賞していると判断する。

また、「_WK_ALL_PIC」の下位バイトは「00000000 (B)」であるので、いずれの役物の役定義とAND演算しても「0」となる。

【2225】

また、役抽選の結果、小役C（赤チェリー）又は小役D（青チェリー）に対応する図柄組合せが停止表示可能な当選番号に決定された遊技において、重複入賞なしとする仕様であれば、左リール31の停止時に、「赤チェリー」又は「青チェリー」が「1」（左上段）、「2」（左中段）、「3」（左下段）のいずれに停止しても、払出し枚数は一律（たとえば2枚）となる。

これに対し、役抽選の結果、小役C又は小役Dに対応する図柄組合せが停止表示可能な当選番号に決定された遊技において、重複入賞ありとする仕様であれば、左リール31の停止時に、「赤チェリー」又は「青チェリー」が「2」（左中段）に停止すれば、有効ラインL3の単入賞となる。一方、「赤チェリー」又は「青チェリー」が「1」（左上段）に停止すれば、有効ラインL1及びL2の重複入賞となる。同様に、「赤チェリー」又は「青チェリー」が「3」（左下段）に停止すれば、有効ラインL4及びL5の重複入賞となる。

そして、単入賞の場合には2枚の払出しとなり、重複（2重複）入賞の場合には、4枚の払出しとなる。

このような場合に払出し枚数を算出する方法としては、以下の方法が挙げられる。

【2226】

（第1の方法）

小役C（赤チェリー）及び小役D（青チェリー）は、単独入賞しない（左中段に「赤チェリー」や「青チェリー」が停止しない）ようにし、重複入賞のみとなる（左リール31の「赤チェリー」や「青チェリー」の停止時には、左上段又は左下段のいずれかに停止する）ようにすることが挙げられる。

この場合、小役C又は小役Dの入賞時の払出し枚数を「2」枚に設定した場合において、小役C又は小役Dの入賞時は必ず2重複入賞となるので、払出し枚数を事前に「4」枚に設定しておくことが挙げられる。

【2227】

（第2の方法）

小役C又は小役Dの入賞時には、左リール31の「青チェリー」又は「赤チェリー」の図柄の停止位置を判断することが挙げられる。

たとえば、「_WK_PIC_LFT1」、「_WK_PIC_LFT2」、及び「_WK_PIC_LFT3」の図柄データを判断し、「_WK_PIC_LFT2」（左中段）の図柄データが小役C又は小役Dに対応する図柄データであるときは、2枚の払出しとする。

一方、「_WK_PIC_LFT1」又は「_WK_PIC_LFT3」（左上段又は左下段）の図柄データが小役C又は小役Dに対応する図柄データであるときは、4枚の払出しとすることが挙げられる。

【2228】

（第3の方法）

有効ラインの1ラインごとに、入賞役及び払出し枚数を判断することが挙げられる。

左リール31の停止時に左中段に「（赤又は青）チェリー」が停止するときは、「_WK_PIC_L3」の図柄組合せデータのみが、「0」以外のデータとなる。これにより、2枚の払出しと判断する。

一方、左リール31の停止時に左上段に「（赤又は青）チェリー」が停止するときは、「_WK_PIC_L1」の図柄組合せデータ、及び「_WK_PIC_L2」の図柄組合せデータが、「0」以外のデータとなる。これにより、「_WK_PIC_L1」の図柄組合せデータに基づいて2枚の払出しと判断し、「_WK_PIC_L2」の図柄組合せデータに基づいて2枚の払出しと判断する。そして、両者を合計して、4枚の払出しとする。

【2229】

このように設定したときには、たとえば小役C又は小役D（チェリー）と小役A（ベル）

が重複入賞するように設定した場合にも用いることができる。

たとえば左リール 3 1 の停止時に上段に図柄番号 3 番の「赤チェリー」が停止し、かつ、有効ライン L 3 に「ベル」－「ベル」－「ベル」が停止する場合には、ベルの払出し枚数を 8 枚と仮定すると、

「_WK_PIC_L1」の図柄組合せデータ：2 枚の払出し

「_WK_PIC_L2」の図柄組合せデータ：2 枚の払出し

「_WK_PIC_L3」の図柄組合せデータ：8 枚の払出し

となり、合計 12 枚の払出しとすることができる。

【2 2 3 0】

また、1 遊技での払出し枚数上限値がたとえば 15 枚に設定されており、かつ、小役 C 又は小役 D 単独入賞時の払出し枚数が 8 枚に設されていると仮定する。

この場合、小役 C 又は小役 D の単独入賞時は 8 枚の払出しとなる。

また、小役 C 又は小役 D の 2 重複入賞時は、「 $8 \times 2 = 16$ 」枚となるが、上限値 15 枚が優先され、15 枚の払出しとする。具体的には、「 $8 + 8$ 」の演算結果「16」と上限値「15」との比較演算を実行し、上限値を超えている場合には、上限値に設定する方法が挙げられる。

【2 2 3 1】

さらにまた、第 28 実施形態において、記憶領域「_WK_PIC_LFT1」～「_WK_PIC_RIG3」、「_WK_PIC_L1」～「_WK_PIC_L3」、及び「_WK_ALL_PIC」の初期化タイミングは、たとえば、払出し処理が終了した後であって、次回遊技においてリール 3 1 の停止操作が可能となるまでである。たとえば、払出し処理が終了した後の所定のタイミング、スタートスイッチ 4 1 が操作された後の所定のタイミング、又はリール 3 1 の回転が開始した後の所定のタイミングに設定することが挙げられる。

【2 2 3 2】

さらに、第 28 実施形態において、図 230 (A) に示す 9 個の記憶領域「_WK_PIC_LFT1」～「_WK_PIC_RIG3」と、「_WK_ALL_PIC」とを設けるが、有効ラインごとの記憶領域「_WK_PIC_L1」～「_WK_PIC_L5」は設けないことも可能である。

この場合には、以下のように演算する方法が挙げられる。

まず、「_WK_PIC_LFT1」、「_WK_PIC_CEN2」、及び「_WK_PIC_RIG3」の上位バイト同士 (3 つ) の AND (論理積) 演算、及び下位バイト同士 (3 つ) の AND 演算を実行した値を、たとえば HL レジスタに記憶する (たとえば H レジスタに上位バイト、L レジスタ値に下位バイトを記憶する。)

さらに、このデータと「_WK_ALL_PIC」との OR (論理和) 演算により、「_WK_ALL_PIC」を更新する。「_WK_ALL_PIC」は、初期値は「0」となっている。

OR 演算では、上位 1 バイトデータ同士の OR 演算、及び下位 1 バイトデータ同士の OR 演算を行う。

これにより、「_WK_ALL_PIC」に、有効ライン L 1 上の図柄組合せデータが反映される。

【2 2 3 3】

次に、「_WK_PIC_LFT1」、「_WK_PIC_CEN1」、及び「_WK_PIC_RIG1」の上位バイト同士 (3 つ) の AND (論理積) 演算、及び下位バイト同士 (3 つ) の AND 演算を実行した値を HL レジスタに記憶する。

さらに、このデータと「_WK_ALL_PIC」との OR (論理和) 演算により、「_WK_ALL_PIC」を更新する。

これにより、「_WK_ALL_PIC」に、有効ライン L 2 上の図柄組合せデータが反映される。

次に、「_WK_PIC_LFT2」、「_WK_PIC_CEN2」、及び「_WK_PIC_RIG2」の上位バイト同士 (3 つ) の AND (論理積) 演算、及び下位バイト同士 (3 つ) の AND 演算を実行した値を HL レジスタに記憶する。

さらに、このデータと「_WK_ALL_PIC」との OR (論理和) 演算により、「_WK_ALL

10

20

30

40

50

「_PIC」を更新する。

これにより、「_WK_ALL_PIC」に、有効ラインL3上の図柄組合せデータが反映される。

【2234】

次に、「_WK_PIC_LFT3」、「_WK_PIC_CEN3」、及び「_WK_PIC_RIG3」の上位バイト同士（3つ）のAND（論理積）演算、及び下位バイト同士（3つ）のAND演算を実行した値をHLレジスタに記憶する。

さらに、このデータと「_WK_ALL_PIC」とのOR（論理和）演算により、「_WK_ALL_PIC」を更新する。

これにより、「_WK_ALL_PIC」に、有効ラインL4上の図柄組合せデータが反映される。

10

次に、「_WK_PIC_LFT3」、「_WK_PIC_CEN2」、及び「_WK_PIC_RIG1」の上位バイト同士（3つ）のAND（論理積）演算、及び下位バイト同士（3つ）のAND演算を実行した値をHLレジスタに記憶する。

さらに、このデータと「_WK_ALL_PIC」とのOR（論理和）演算により、「_WK_ALL_PIC」を更新する。

これにより、「_WK_ALL_PIC」に、有効ラインL5上の図柄組合せデータが反映される。

以上のように演算を実行すれば、記憶領域「_WK_PIC_L1」～「_WK_PIC_L5」を設ける必要がないので、RWM53の記憶領域を削減することができる。

20

【2235】

以上、本発明の第25～第28実施形態について説明したが、本発明は、上述した実施形態に限定されることなく、たとえば以下のような種々の変形が可能である。

（1）たとえば第25実施形態では、1BB、RB、リプレイ、小役の数に基づいて、停止図柄データ（_WK_STOP_PIC）を9個（第1群～第9群）から構成したが、これは、役の種類や数に応じて種々設定することができる。

たとえば役の役が8個以下である場合には、停止図柄データを1バイトデータから構成することが可能となる。

【2236】

また、第25実施形態では、リプレイと小役とを分けるため、停止図柄データ（第4群）のD3～D7ビットを未使用とし、小役01以降に対応するビットを、停止図柄データ（第5群）以降に設けた。しかし、これに限らず、停止図柄データ（第4群）のD3ビットを小役01入賞図柄、D4ビットを小役02入賞図柄、・・・として、未使用ビットなくし、停止図柄データのRWM記憶領域を節約してもよい。

30

この場合において、払出し枚数データを算出する際には、停止図柄データ（第4群）のデータと「11111000（B）」とをAND演算し、リプレイ作動図柄に係るデータをマスクすることが挙げられる。

【2237】

あるいは、上記とは逆に、

停止図柄データ（第5群）：小役01入賞図柄～小役08入賞図柄（15枚払出し）

40

停止図柄データ（第6群）：小役09入賞図柄～小役12入賞図柄（15枚払出し）

停止図柄データ（第7群）：小役13入賞図柄～小役20入賞図柄（3枚払出し）

停止図柄データ（第8群）：小役21入賞図柄～小役24入賞図柄（3枚払出し）

停止図柄データ（第9群）：小役25入賞図柄～小役32入賞図柄（1枚払出し）

停止図柄データ（第10群）：小役33入賞図柄～小役34入賞図柄（1枚払出し）

とし、一つの停止図柄データ内に、払出し枚数が異なるデータを含まないように分けることも可能である。

なお、このようにした場合には、停止図柄データ（第5群）～停止図柄データ（第10群）のアドレスは、連続していることが好ましい。

【2238】

50

(2) 図201に示す指定データ取得(M_SELDAT_SET)では、ステップS1118において指定データがあると判断されると、フローチャートを終了するようにした。しかし、たとえば小役の重複入賞を有する仕様であるときには、指定データがあると判断された場合であっても、フローチャートを終了せず、すべての停止図柄データに対して払出し枚数を判断する。一方、小役の重複入賞がない仕様では、図201に示すように、指定データがあると判断された時点でフローチャートを終了することができる。

また、小役の重複入賞を有する仕様である場合において、1遊技での最大払出し枚数を15枚に設定しているときには、以下の方法が挙げられる。

第1に、小役01等の15枚役(1遊技での最大払出し枚数)が入賞したと判断されたときは、本実施形態と同様に指定データ取得を終了することが挙げられる。

10

【2239】

第2に、すべての停止図柄データに対して払出し枚数を判断し、小役が入賞していると判断されるごとに、払出し枚数を合算して記憶(たとえば、払出し枚数データ(_NB_PAY_MEDAL)やAレジスタ等の汎用レジスタに記憶)しておき、最後に、合算値が「15(D)」を超えるときは払出し枚数を「15(D)」に補正する(上限値に設定する)ことが挙げられる。あるいは、小役が入賞していると判断されるごとに払出し枚数を合算し、合算値が「15(D)」を超えるか否かを判断し、合算値が「15(D)」を超えるときは払出し枚数を「15(D)」に補正して指定データ取得を終了し、合算値が「15(D)」を超えないときは指定データ取得を継続することが挙げられる。

【2240】

20

(3) 第27実施形態では、図232～図234に示すように、リール図柄配列テーブルの各図柄組合せデータのアドレスは、2バイトから構成した。しかし、これに限らず、図柄組合せ数が8種類以下であるときは、1バイトから構成可能となる。

【2241】

(4) 第25実施形態において、停止図柄セット(図195)の実行後、1ライン表示判定(図200)に移行するまでに、たとえば以下の処理を実行することが挙げられる。

図173に示した例では、作動状態フラグにはリプレイを設けていないが、図35(第11実施形態)に示すように、作動状態フラグのたとえばD0ビットにリプレイに係るフラグを設ける。

そして、全リール31が停止した後、作動状態フラグをチェックし、リプレイ、1BB、RBに係る作動状態フラグがオンであるときは、1ライン表示判定(図200)に進まないようにする。これにより、小役の入賞時又は役の非入賞時に限り、1ライン表示判定に進むようにすることができる。

30

【2242】

(5) 図229では、図柄配列テーブルの最終アドレスに、差分データの記憶領域を設けた。しかし、これに限らず、差分データを図柄配列テーブル外に記憶してもよいのは、もちろんである。

【2243】

(6) 図173において、アドレス「F00C(H)」の作動状態フラグ(_FL_ACTION)に、小役(払出しのある役)の入賞があると判断した場合には「1」となり、入賞がないと判断した場合には「0」となるビット領域を設けてもよい。その場合、RB作動中の遊技において、当該ビット領域のデータが「1」であるか否かを判断し、「1」であるときは、アドレス「F010(H)」のRB作動時の入賞回数を更新する(たとえば「1」減算、又は「1」加算する)ように構成し、「0」のときは、RB作動時の入賞回数を更新しないように構成することができる。

40

【2244】

(7) 図194のステップS1017に示すように、ストップスイッチ42の立ち上がりデータに基づいて停止位置を決定した。ここで、立ち上がりデータではなく、レベルデータを採用することも可能である。

ただし、立ち上がりデータではなくレベルデータを採用した場合には、たとえば、リール

50

3 1 が一定速度に達する前からストップスイッチ 4 2 が操作され続け、その後、リール 3 1 が一定速度に達し、リール 3 1 の停止操作が受付可能となったときのタイミングで、操作され続けているストップスイッチ 4 2 に対応したリール 3 1 が停止制御されることとなる。このため、遊技者の技量とは無関係にリール 3 1 が停止してしまうこととなる。この場合には、リール 3 1 の停止操作が受付可能となるタイミングを調整することによって、遊技者の技量とは関係なく目押しを要する図柄組合せ（たとえば 1 B B の図柄組合せ）が停止可能となってしまう場合もある。これに対し、立ち上がりデータに基づいて停止位置を決定すれば、上記のような問題は生じない。よって、このような観点からは、立ち上がりデータに基づいて停止位置を決定の方が好ましいといえる。

【2 2 4 5】

（8）図 1 9 4 の例では、ストップスイッチ 4 2 の立ち上がりデータに基づいて、停止位置を決定することに決まったとき（ステップ S 1 0 1 7 で「Y e s」となったとき）から、停止位置を決定し、停止図柄データの更新（図 1 9 5 のステップ S 1 0 3 5）を含む処理（図 1 9 4 のステップ S 1 0 2 4 の停止図柄セット）が完了するまで、割込み処理が入らないように割込み待ち処理を実行した（ステップ S 1 0 1 1）。しかし、これに限らず、割込み待ち処理に替えて、その期間中は、割込み処理が実行されないように割込み禁止としてもよい。

【2 2 4 6】

（9）第 2 5 実施形態では、停止図柄データの更新を第 9 群から実行した。しかし、これに限らず、第 1 群から実行してもよい。

具体的には、図 1 9 5 において、ステップ S 1 0 3 2 では B レジスタに「9」をセットし、ステップ S 1 0 3 6 では B レジスタ値を「1」減算したが、これに代えて、ステップ S 1 0 3 2 では B レジスタに「1」をセットし、ステップ S 1 0 3 6 では B レジスタ値を「1」加算する処理を実行すればよい。この場合、ステップ S 1 0 3 6 において、「1」加算後の B レジスタ値が「1 0（D）」となったときは処理を終了すればよい。

なお、上記は、第 2 6 実施形態における表示判定処理（図 2 2 7）についても当てはまる。具体的には、図 2 2 7 では、ステップ S 1 1 8 1 で B レジスタに「9」をセットし、ステップ S 1 1 9 5 では B レジスタ値を「1」減算し、ステップ S 1 1 9 6 では B レジスタ値が「0」であるか否かを判断した。これに代えて、ステップ S 1 1 8 1 で B レジスタに「1」をセットし、ステップ S 1 1 9 5 では B レジスタ値を「1」加算し、ステップ S 1 1 9 6 では B レジスタ値が「1 0（D）」であるか否かを判断し、B レジスタ値が「1 0（D）」となったときは処理を終了すればよい。

【2 2 4 7】

（10）上記実施形態では、遊技機の 1 つとしてスロットマシン 1 0 を例に挙げたが、スロットマシン 1 0 は、風営法の適用を受ける第 4 号営業店に設置される「回胴式遊技機」（いわゆる「パチスロ遊技機」）に限られるものではなく、たとえばカジノマシンにも適用することができる。さらに、遊技機が回胴式遊技機であるか否かにかかわらず、遊技機がメダルを使用しない管理遊技機にも適用することができる。

（11）第 2 5 ～ 第 2 8 実施形態を含む本明細書に記載のすべての実施形態及び各種の変形例は、単独で実施されることに限らず、適宜組み合わせで実施することが可能である。

【2 2 4 8】

＜第 2 9 実施形態＞

以下、第 2 9 ～ 第 3 6 実施形態の説明において、左リール 3 1 を第 1 リール 3 1 と称し、中リール 3 1 を第 2 リール 3 1 と称し、右リール 3 1 を第 3 リール 3 1 と称する場合を有する。

また、第 2 9 ～ 第 3 6 実施形態の説明において、左ストップスイッチ 4 2 を第 1 ストップスイッチ 4 2 と称し、中ストップスイッチ 4 2 を第 2 ストップスイッチ 4 2 と称し、右ストップスイッチ 4 2 を第 3 ストップスイッチ 4 2 と称する場合を有する。

【2 2 4 9】

さらにまた、第 2 9 ～ 第 3 6 実施形態の説明において、「#」は、「1」～「3」のすべ

10

20

30

40

50

てを指す場合と、「1」～「3」の任意の1つを指す場合とを有する。

さらに、後述する図237、図243、図249、図253、図254中、「アドレス」の欄内にかっこ書きで示す数値は、その記憶領域のバイト数を示している。

また、後述する図237、図243、図249、図253、図254中、「D0」～「D7」は、8ビットデータのD0ビットからD7ビットをそれぞれ示している。

【2250】

第29実施形態は、リール31を停止させるための4相励磁出力を行う所定期間が経過する前は、入賞時のメダル払出し処理(M_WIN_PAY)を実行せず、その所定期間の経過後に、入賞時のメダル払出し処理(M_WIN_PAY)を実行するものである。

ここで、「4相励磁出力」とは、第4実施形態及び図13における「4相励磁状態」と同じ意味である。

また、「4相励磁出力を行う所定期間」とは、第4実施形態及び図13における「4相励磁状態開始から4相励磁状態終了までの時間」と同じ意味である。

【2251】

本実施形態においても、他の実施形態と同様に、スロットマシン10は、3個のリール31（左リール31、中リール31、右リール31）を備えるとともに、各リール31にそれぞれ対応して3個のストップスイッチ42（左ストップスイッチ42、中ストップスイッチ42、右ストップスイッチ42）を備えている。

また、リール31の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT及びメイン遊技状態については、第23実施形態と同様である。

さらにまた、本実施形態においても、第4実施形態及び第23実施形態と同様に、リール31を回転させるためのモータ32は、4相ステッピングモータであり、リール31及びモータ32の回転中は、1相励磁と2相励磁とを交互に行う1-2相励磁出力を行い、リール31及びモータ32を停止させるときは、4相に同時に励磁をかける4相励磁出力を行う。

【2252】

さらに、本実施形態においても、第25実施形態と同様に、メイン処理(M_MAIN)中のリール停止受付チェック(M_STOP_CHK)（図194）のステップS1013において、全モータインデックス通過チェックが行われる。

ここで、すべてのリール31について、第#リールモータインデックスに変化があった後は、第1リール図柄番号（通過位置用）(_NB_RL1_PASPIC)（図135）、第2リール図柄番号（通過位置用）(_NB_RL2_PASPIC)（図136）、及び第3リール図柄番号（通過位置用）(_NB_RL3_PASPIC)（図137）の値が、いずれも「FF(H)（11111111(B)）」以外の値となる。このため、これらの値を順次論理和(OR)演算した演算結果に「1」を加算すると、「0」以外の値となる。

【2253】

また、図194のステップS1014では、ストップスイッチ42の操作の受け付け（停止受け付け）が可能であるか否かの判断が行われる。ステップS1013の演算結果が「0」以外の値であるときは、ステップS1014で「Yes」となる。その後、ストップスイッチ42が操作されると、図194のステップS1017で「Yes」となり、ステップS1022に進んで、ストップスイッチ42の操作が受け付けられる。

【2254】

本実施形態においても、第4実施形態及び第23実施形態で説明したように、ストップスイッチ42が操作される（ストップスイッチ42の停止ボタン42aが押し込まれる）と、検知センサ42eがオフからオンになり、ストップスイッチ42の信号がオフからオンになって、アドレス「F012(H)」の入力ポートレベルデータA(_PT_IN_A_LV)（図133）に「1」が記憶される。

たとえば、左ストップスイッチ42が操作されると、左ストップスイッチ42の信号がオフからオンになって、入力ポートレベルデータA(_PT_IN_A_LV)のD0ビットに「1」が記憶される。このとき、中ストップスイッチ42、右ストップスイッチ42、及びス

10

20

30

40

50

スタートスイッチ 4 1 が操作されていなければ、入力ポートレベルデータ A (_PT_IN_A_LV) は、「 0 0 0 0 0 0 0 1 (B) 」となる。

【 2 2 5 5 】

また、中ストップスイッチ 4 2 が操作されると、中ストップスイッチ 4 2 の信号がオフからオンになって、入力ポートレベルデータ A (_PT_IN_A_LV) の D 1 ビットに「 1 」が記憶される。このとき、左ストップスイッチ 4 2、右ストップスイッチ 4 2、及びスタートスイッチ 4 1 が操作されていなければ、入力ポートレベルデータ A (_PT_IN_A_LV) は、「 0 0 0 0 0 0 1 0 (B) 」となる。

【 2 2 5 6 】

さらにまた、左ストップスイッチ 4 2 及び中ストップスイッチ 4 2 の 2 個が操作されると、左ストップスイッチ 4 2 及び中ストップスイッチ 4 2 の双方の信号がオフからオンになって、入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ビット及び D 1 ビットの双方にそれぞれ「 1 」が記憶される。このとき、右ストップスイッチ 4 2、及びスタートスイッチ 4 1 が操作されていなければ、入力ポートレベルデータ A (_PT_IN_A_LV) は、「 0 0 0 0 0 0 1 1 (B) 」となる。

【 2 2 5 7 】

そして、入力ポートレベルデータ A (_PT_IN_A_LV) が「 0 」から「 1 」になり、アドレス「 F 0 1 7 (H) 」の入力ポート立ち上がりデータ A (_PT_IN_A_UP) に「 1 」が記憶されると、ストップスイッチ 4 2 の操作が受け付けられたと判断される。

たとえば、前回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ビットが「 0 」であり、今回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ビットが「 1 」であるときは、入力ポート立ち上がりデータ A (_PT_IN_A_UP) の D 0 ビットに「 1 」が記憶される。これにより、左ストップスイッチ 4 2 の操作が受け付けられたと判断される。

【 2 2 5 8 】

また、前回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 1 ビットが「 0 」であり、今回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 1 ビットが「 1 」であるときは、入力ポート立ち上がりデータ A (_PT_IN_A_UP) の D 1 ビットに「 1 」が記憶される。これにより、中ストップスイッチ 4 2 の操作が受け付けられたと判断される。

【 2 2 5 9 】

さらにまた、前回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ビット及び D 1 ビットの双方が「 0 」であり、今回の割込み処理時における入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ビット及び D 1 ビットの双方が「 1 」であるときは、入力ポート立ち上がりデータ A (_PT_IN_A_UP) の D 0 ビット及び D 1 ビットの双方に「 1 」が記憶される。これにより、左ストップスイッチ 4 2 及び中ストップスイッチ 4 2 の 2 個の操作が同時に受け付けられたと判断される。

【 2 2 6 0 】

なお、本実施形態においても、第 2 3 実施形態と同様に、割込み処理の周期は、「 1 . 1 1 7 m s 」に設定されている。そして、この「 1 . 1 1 7 m s 」の間に、左ストップスイッチ 4 2 及び中ストップスイッチ 4 2 の双方の信号がオフからオンになると、入力ポート立ち上がりデータ A (_PT_IN_A_UP) の D 0 ビット及び D 1 ビットの双方に「 1 」が記憶されて、左ストップスイッチ 4 2 及び中ストップスイッチ 4 2 の 2 個の操作が同時に受け付けられたと判断される。

【 2 2 6 1 】

また、ストップスイッチ 4 2 が操作されると、ストップスイッチ 4 2 の信号がオフからオンになるとしたが、逆に、オンからオフになるようにしてもよい。すなわち、ストップスイッチ 4 2 の信号は、アクティブハイに限らず、アクティブローにしてもよい。そして、ストップスイッチ 4 2 の信号がオンからオフになると、ストップスイッチ 4 2 の操作が受け付けられたと判断されるようにしてもよい。

すなわち、「ストップスイッチ４２の操作が受け付けられる」とは、アクティブハイの場合には、ストップスイッチ４２の信号がオフからオンになることを意味し、アクティブローの場合には、ストップスイッチ４２の信号がオンからオフになることを意味する。ストップスイッチ４２に限らず、他のスイッチについても同様である。

【２２６２】

そして、図１９４のステップＳ１０２２において、ストップスイッチ４２の操作が受け付けられる（入力ポート立ち上がりデータＡ（_PT_IN_A_UP）に「１」が記憶される）と、次のステップＳ１０２３に進む。

ステップＳ１０２３では、第＃リール駆動状態（_WK_RL#_STS）（図１３５～図１３７）に、「減速開始」を示す「４（Ｄ）」が記憶される。

10

【２２６３】

また、ステップＳ１０２３では、今回遊技の役抽選結果と、ストップスイッチ４２の操作が受け付けられた瞬間のリール３１の位置とに基づいて、リール３１の停止位置が決定され、決定された停止位置に応じた図柄番号が、第＃リール図柄番号（停止位置用）（_NB_RL#_STPPIC）（図１３５～図１３７）に記憶される。

【２２６４】

たとえば、役抽選手段６１で当選番号「１０」に当選すると、小役Ａ１条件装置（図１２４）が作動して、１５枚の払出しとなる小役０１、又は３枚の払出しとなる小役１３～１７のいずれかが入賞可能となる。

ここで、１ＢＢ遊技（１ＢＢ作動時）の一般遊技中に小役Ａ１条件装置が作動し、かつ正解押し順（左中右）でストップスイッチ４２が操作されたときは、小役０１（１５枚役）が入賞し、不正解押し順（正解押し順以外の押し順）でストップスイッチ４２が操作されたときは、小役１３～１７のいずれか（３枚役）が入賞する。

20

これに対し、役物未作動時には、小役Ａ１条件装置の作動時に、正解押し順は存在せず、いずれも押し順であっても、小役１３～１７のいずれか（３枚役）が入賞する。

そして、役物未作動時の小役Ａ１条件装置作動時において、ストップスイッチ４２の操作が受け付けられた瞬間に、有効ラインから最大移動コマ数の範囲内に、たとえば、小役１３を構成する図柄が位置していると、その図柄の図柄番号が、第＃リール図柄番号（停止位置用）（_NB_RL#_STPPIC）に記憶される。

【２２６５】

30

さらに、ステップＳ１０２３の処理以降に実行される割込み処理（I_INTR）中のリール駆動制御（I_REEL_CTL）（図１５４）のステップＳ９０９において、第＃リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と、第＃リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になったと判断されると、第＃リールモータ信号データ（_PT_MOTOR#）（図１３４）に、減速時パルスデータである「００００１１１１（Ｂ）」（４相オン）が記憶されるとともに、第＃リール駆動状態（_WK_RL#_STS）（図１３５～図１３７）に、「減速」を示す「１（Ｄ）」が記憶される。

そして、その後に実行される割込み処理（I_INTR）中のステップＳ４６２のポート出力処理において、第＃リールモータ信号データ（_PT_MOTOR#）に記憶された「００００１１１１（Ｂ）」に基づいて、モータ３２のφ１～φ４の４相に同時に励磁をかける４相励磁出力が行われる。これにより、モータ３２にブレーキをかけて、リール３１及びモータ３２の回転を停止させる。

40

【２２６６】

このように、第＃リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と第＃リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になると、第＃リールモータ信号データ（_PT_MOTOR#）に減速時パルスデータ「００００１１１１（Ｂ）」が記憶されて、４相励磁出力が行われる。

このため、ストップスイッチ４２の操作が受け付けられたからといって、直ぐに４相励磁出力が行われるわけではない。

【２２６７】

50

なお、第 # リール図柄番号 (通過位置用) (`_NB_RL#_PASPIC`) と第 # リール図柄番号 (停止位置用) (`_NB_RL#_STPPIC`) とが同一値になったときに限らず、たとえば、第 # リール図柄番号 (通過位置用) (`_NB_RL#_PASPIC`) と第 # リール図柄番号 (停止位置用) (`_NB_RL#_STPPIC`) とが同一値になり、かつ第 # リール 13 の 1 図柄のステップ番号 (`_NB_RL#_STEP`) が予め定めた値 (たとえば、「3」) になったときに、第 # リールモータ信号データ (`_PT_MOTOR#`) に減速時パルスデータ「00001111 (B)」が記憶されて、4 相励磁出力が行われるようにしてもよい。

【2268】

また、本実施形態では、4 相励磁出力は、第 # リールモータ信号データ (`_PT_MOTOR#`) に「00001111 (B)」が記憶されている間、「1.117ms」の割込み処理ごとに行われる。

10

さらにまた、減速開始時には、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) (図135~図137) に、アドレス「1050 (H)」に対応する「90 (D)」(減速時パルス出力カウンタ) (図156) が記憶され、その後、2 割込みごとに、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「1」減算される。

【2269】

そして、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「0」になると、第 # リールモータ信号データ (`_PT_MOTOR#`) に、停止時のパルスデータである「00000000 (B)」が記憶されるとともに、第 # リール駆動状態 (`_WK_RL#_STS`) に、「停止」を示す「0 (D)」が記憶される。これにより、4 相励磁出力が終了する。

20

【2270】

このように、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「1」以上であり、第 # リールモータ信号データ (`_PT_MOTOR#`) に「00001111 (B)」が記憶されている間は、4 相励磁出力が継続し、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「0」になり、第 # リールモータ信号データ (`_PT_MOTOR#`) に「00000000 (B)」が記憶されると、4 相励磁出力は停止する。

また、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「0」になり、第 # リールモータ信号データ (`_PT_MOTOR#`) に停止時パルスデータ「00000000 (B)」が記憶され、第 # リール駆動状態 (`_WK_RL#_STS`) に「停止」を示す「0 (D)」が記憶され、4 相励磁出力が終了している状態は、リール 31 が停止している状態である。

30

【2271】

また、本実施形態では、割込み処理の周期は、「1.117ms」に設定されており、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値は、2 割込みごとに「1」減算される。

このため、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値が「90 (D)」から「0 (D)」になるまでには、「 $1.117 \times 2 \times 90 = 201.06 \text{ms}$ 」を要するので、「201.06ms」の間、4 相励磁出力が継続し、「201.06ms」を経過すると、4 相励磁出力が終了することになる。

すなわち、本実施形態では、リール 31 を停止させるための 4 相励磁出力を行う「所定期間」は、「201.06ms」に相当する。

40

【2272】

なお、割込み処理の周期は、「1.117ms」に限らず、また、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値の減算は、2 割込みごとに限らない。

たとえば、割込み処理の周期を「2.235ms」に設定するとともに、第 # リール駆動パルス出力カウンタ (`_CT_RL#_PLSOUT`) の値を 1 割込みごとに「1」減算してもよい。

【2273】

また、ストップスイッチ 42 が離される (押し込まれていたストップスイッチ 42 の停止ボタン 42a から遊技者の手が離されて、停止ボタン 42a が元の位置 (図12 (a)) の

50

位置)に戻る)と、検知センサ42eがオンからオフになり、ストップスイッチ42の信号がオンからオフになって、アドレス「F012(H)」の入力ポートレベルデータA(PT_IN_A_LV)(図133)に「0」が記憶される。

すなわち、「ストップスイッチ42が離される」とは、アクティブハイの場合には、ストップスイッチ42の信号がオンからオフになることを意味し、アクティブローの場合には、ストップスイッチ42の信号がオフからオンになることを意味する。ストップスイッチ42に限らず、他のスイッチについても同様である。

【2274】

そして、本実施形態では、最後に停止するリール31に対応するストップスイッチ42の操作が受け付けられた後、最後に停止するリール31を停止させるための4相励磁出力を行う所定期間が経過する前(たとえば、3個目のリール31を停止させるための4相励磁出力を行っているタイミングや、3個目のリール31を停止させるための4相励磁出力を行う前のタイミング)は、最後に停止するリール31に対応するストップスイッチ42が離されても、入賞時のメダル払出し処理(M_WIN_PAY)を実行せず、その所定期間の経過後(4相励磁出力の終了後)に、入賞時のメダル払出し処理(M_WIN_PAY)を実行する。

このため、最後に停止するリール31を停止させるための4相励磁出力を行っている所定期間内(4相励磁出力中)に、最後に停止するリール31に対応するストップスイッチ42が離されても、入賞時のメダル払出し処理(M_WIN_PAY)を実行せず、その所定期間の経過後(4相励磁出力の終了後)に、入賞時のメダル払出し処理(M_WIN_PAY)を実行する。

【2275】

また、本実施形態では、スタートスイッチ41及び3個の(左、中、右)ストップスイッチ42のうち、いずれかの操作が受け付けられていると、図236のステップS1307で「No」となり、ステップS291以降の処理に進まないの、最後に停止するリール31を停止させるための4相励磁出力を行う所定期間が経過したか否かにかかわらず、入賞時のメダル払出し処理(M_WIN_PAY)を実行しない。

そして、最後に停止するリール31を停止させるための4相励磁出力を行う所定期間が経過し、かつスタートスイッチ41及び3個の(左、中、右)ストップスイッチ42が離されると、図236のステップS1307で「Yes」となり、ステップS291以降の処理に進むので、表示判定処理、及び入賞時のメダル払出し処理(M_WIN_PAY)を実行可能となる。

【2276】

図236は、第29実施形態におけるメイン処理(M_MAIN)を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

図236に示す第29実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

【2277】

また、第29実施形態のメイン処理(M_MAIN)においても、図139のステップS295～ステップS300の処理を実行するが、図236では、ステップS295～ステップS300の処理の図示を省略している。

以下、図139と異なる点を主として説明する。

【2278】

図236に示すように、第29実施形態では、ステップS752のリール停止受付チェック(M_STOP_CHK)を実行すると、次にステップS1301に進み、メイン制御基板50は、RWM53のアドレス「F012(H)」の入力ポートレベルデータA(PT_IN_A_LV)(図133)に記憶されているデータをAレジスタに記憶する。そして、次のステップS1302に進む。

【2279】

ステップS 1302では、メイン制御基板50は、Aレジスタ値とマスクデータ「01000111 (B)」との論理積 (AND) 演算を行い、その結果をAレジスタに記憶する。そして、次のステップS 1303に進む。

ここで、ステップS 1302で用いるマスクデータ「01000111 (B)」は、D0ビット、D1ビット、D2ビット、及びD6ビット以外のビットデータをマスクする（「0」にする）ためのデータである。すなわち、入力ポートレベルデータA（_PT_IN_A_LV）のデータと「01000111 (B)」との論理積 (AND) 演算を行うことにより、D0ビット（左ストップスイッチ信号）、D1ビット（中ストップスイッチ信号）、D2ビット（右ストップスイッチ信号）、及びD6ビット（スタートスイッチ信号）以外のビットデータをマスクする（「0」にする）ことができる。

10

【2280】

ステップS 1303では、メイン制御基板50は、Aレジスタ値と、RWM53のアドレス「F04D (H)」の第1リール駆動状態（_WK_RL1_STS）（図135）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタに記憶する。そして、次のステップS 1304に進む。

ステップS 1304では、メイン制御基板50は、Aレジスタ値と、RWM53のアドレス「F058 (H)」の第2リール駆動状態（_WK_RL2_STS）（図136）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタに記憶する。そして、次のステップS 1305に進む。

【2281】

20

ステップS 1305では、メイン制御基板50は、Aレジスタ値と、RWM53のアドレス「F063 (H)」の第3リール駆動状態（_WK_RL3_STS）（図137）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタに記憶する。そして、次のステップS 1306に進む。

【2282】

ステップS 1306では、メイン制御基板50は、Aレジスタ値とマスクデータ「01111111 (B)」との論理積 (AND) 演算を行う。そして、次のステップS 1307に進む。

ここで、ステップS 1306で用いるマスクデータ「01111111 (B)」は、D7ビットのビットデータをマスクする（「0」にする）ためのデータである。すなわち、第#リール駆動状態（_WK_RL#_STS）のデータと「01111111 (B)」との論理積 (AND) 演算を行うことにより、D7ビット（励磁更新タイミングであるか否かを示すデータ）をマスクする（「0」にする）ことができる。

30

【2283】

ステップS 1307では、ゼロフラグが「1」であるか否かを判断する。すなわち、ステップS 1306における論理積 (AND) 演算の結果が「0」か否かを判断する。

そして、ゼロフラグが「1」（ステップS 1306の論理積演算の結果が「0」）であるときは、すべてのリール31が停止したと判断し、ステップS 1307で「Yes」となり、ステップS 291の表示判定に進む。これにより、その後のステップS 294の入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

40

【2284】

すなわち、第1リール駆動状態（_WK_RL1_STS）のデータ、第2リール駆動状態（_WK_RL2_STS）のデータ、及び第3リール駆動状態（_WK_RL3_STS）のデータが、いずれも停止を示すデータであるときは、すべてのリール31が停止したと判断し、表示判定や入賞時のメダル払出し処理が実行可能となる。

【2285】

これに対し、ゼロフラグが「1」でないときは、いずれかのリール31が停止していないと判断し、ステップS 1307で「No」となり、ステップS 752のリール停止受付チェック（M_STOP_CHK）に戻る。この場合、ステップS 752以降の処理を繰り返すことになる。これにより、ステップS 291の表示判定には進まないため、ステップS 29

50

4の入賞時のメダル払出し処理（M_WIN_PAY）も実行しない。

【2286】

すなわち、第1リール駆動状態（_WK_RL1_STS）のデータ、第2リール駆動状態（_WK_RL2_STS）のデータ、及び第3リール駆動状態（_WK_RL3_STS）のデータのうち、いずれかのデータが停止を示すデータでないときは、入賞時のメダル払出し処理を実行しない。

たとえば、左リール31及び中リール31は停止し、右リール31については、右ストップスイッチ42の操作を受け付けたものの、まだ減速開始の状態であるときや、減速中（4相励磁出力中）であるときは、入賞時のメダル払出し処理を実行しない。

【2287】

ここで、入力ポートレベルデータA（_PT_IN_A_LV）（図133）のD0ビット、D1ビット、D2ビット、及びD6ビットがいずれも「0」であるとき、すなわち、左ストップスイッチ信号、中ストップスイッチ信号、右ストップスイッチ信号、及びスタートスイッチ信号がいずれもオフであるとき、ステップS1302の論理積（AND）演算の結果は「00000000（B）」になる。

【2288】

また、第1リール駆動状態（_WK_RL1_STS）、第2リール駆動状態（_WK_RL2_STS）、及び第3リール駆動状態（_WK_RL3_STS）がいずれも「00000000（B）」又は「10000000（B）」であるとき、すなわち、全リール31が停止しているとき、第1リール駆動状態（_WK_RL1_STS）、第2リール駆動状態（_WK_RL2_STS）、及び第3リール駆動状態（_WK_RL3_STS）を順次論理和（OR）演算し、その結果とマスクデータ「01111111（B）」とを論理積（AND）演算した結果が「00000000（B）」になる。

【2289】

よって、ステップS1306の論理積（AND）演算の結果が「00000000（B）」になるのは、左ストップスイッチ信号、中ストップスイッチ信号、右ストップスイッチ信号、及びスタートスイッチ信号がいずれもオフであり、かつ全リール31が停止しているときのみである。そして、このときのみ、ステップS1307で「Yes」となり、ステップS291の表示判定、及びステップS294の入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2290】

また、左ストップスイッチ信号、中ストップスイッチ信号、右ストップスイッチ信号、及びスタートスイッチ信号のうち、1以上の信号がオンであるとき、すなわち、左ストップスイッチ42、中ストップスイッチ42、右ストップスイッチ42、及びスタートスイッチ41のうち、1以上のスイッチの操作が受け付けられているときは、たとえ全リール31が停止していても、ステップS1306の論理積（AND）演算の結果が「00000000（B）」にならない。

【2291】

具体的には、たとえば、最後に停止するリール31のモータ32を含むすべてのリール31のモータ32の4相励磁出力が終わっても、最後に停止するリール31に対応するストップスイッチ42の操作が受け付けられたままであれば、ステップS1306の論理積（AND）演算の結果が「00000000（B）」にならない。

この場合、ステップS1307で「No」となるので、ステップS291の表示判定、及びステップS294の入賞時のメダル払出し処理（M_WIN_PAY）のいずれも実行しない。

【2292】

また、たとえば、最後に停止するリール31（たとえば右リール31）のモータ32を含むすべてのリール31のモータ32の4相励磁出力が終わっても、最後に停止するリール31（たとえば右リール31）に対応するストップスイッチ42の操作が受け付けられた状況で、最初に停止したリール31（たとえば左リール31）に対応するストップスイッ

10

20

30

40

50

チ 4 2 を操作し、その後、最初に停止したリール 3 1 に対応するストップスイッチ 4 2 を操作したまま、最後に停止したリール 3 1 に対応するストップスイッチ 4 2 を離しても、最初に停止したリール 3 1 に対応するストップスイッチが操作されているため、ステップ S 1 3 0 6 の論理積 (AND) 演算の結果が「0 0 0 0 0 0 0 0 (B)」にならない。

【2 2 9 3】

この場合も、ステップ S 1 3 0 7 で「No」となるので、ステップ S 2 9 1 の表示判定、及びステップ S 2 9 4 の入賞時のメダル払出し処理 (M_WIN_PAY) のいずれも実行しない。

このように、いずれかのストップスイッチ 4 2 が操作されている状況下では、ステップ S 2 9 4 の入賞時のメダル払出し処理 (M_WIN_PAY) が実行されないようにすることにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー 3 5 からのメダルの払出しが行われるようにすることができる。

【2 2 9 4】

また、左ストップスイッチ信号、中ストップスイッチ信号、右ストップスイッチ信号、及びスタートスイッチ信号がいずれもオフであっても、すなわち、左ストップスイッチ 4 2、中ストップスイッチ 4 2、右ストップスイッチ 4 2、及びスタートスイッチ 4 1 がいずれも離されていても、停止していないリール 3 1 が 1 個以上あれば、ステップ S 1 3 0 6 の論理積 (AND) 演算の結果が「0 0 0 0 0 0 0 0 (B)」にならない。

【2 2 9 5】

具体的には、たとえば、最後に停止するリール 3 1 に対応するストップスイッチ 4 2 を含むすべてのストップスイッチ 4 2、及びスタートスイッチ 4 1 が離されても、最後に停止するリール 3 1 のモータ 3 2 の 4 相励磁出力が終わらなければ、ステップ S 1 3 0 6 の論理積 (AND) 演算の結果が「0 0 0 0 0 0 0 0 (B)」にならない。

この場合、ステップ S 1 3 0 7 で「No」となるので、ステップ S 2 9 1 の表示判定、及びステップ S 2 9 4 の入賞時のメダル払出し処理 (M_WIN_PAY) のいずれも実行しない。

【2 2 9 6】

ここで、たとえば、役抽選手段 6 1 で当選番号「1 0」に当選し、小役 A 1 条件装置 (図 1 2 4) が作動して、1 5 枚の払出しとなる小役 0 1、又は 3 枚の払出しとなる小役 1 3 ~ 1 7 のいずれかが入賞可能となったとする。

さらに、2 個のリール 3 1 が停止し (リール 3 1 を停止させるための励磁出力が終了し)、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられて、3 枚の払出しとなる小役 1 3 に対応する図柄組合せ (図 1 1 9) が停止表示可能となったとする。

【2 2 9 7】

このような状況下において、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられた後、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行う所定期間が経過する前 (たとえば、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行っているタイミングや、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行う前のタイミング) は、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されても、入賞時のメダル払出し処理 (M_WIN_PAY) を実行しない。

このため、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行っている所定期間内に、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されても、入賞時のメダル払出し処理 (M_WIN_PAY) を実行しない。

そして、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行う所定期間が経過した後、入賞時のメダル払出し処理 (M_WIN_PAY) を実行可能となる。

【2 2 9 8】

また、図 4 9 に示すように、入賞時のメダル払出し処理 (M_WIN_PAY) では、ステップ S 3 9 3 において、クレジット数データを取得し、次のステップ S 3 9 4 では、取得したクレジット数データが「5 0 (D)」であるか否かを判断する。すなわち、クレジット数が上限値「5 0」に到達しているか否かを判断する。

10

20

30

40

50

そして、クレジット数が上限値「50」に到達しているときは、ステップS394で「Yes」となり、ステップS398のメダル1枚払出し処理に進む。この場合、ステップS397のクレジット数を加算する処理には進まない。

【2299】

これに対し、クレジット数が上限値「50」に到達していないときは、ステップS394で「No」となる。この場合、ステップS397のクレジット数を加算する処理に進み、ステップS398のメダル1枚払出し処理には進まない。

また、ステップS398のメダル1枚払出し処理に進むと、第1実施形態(C)で説明したように、ホッパーモータ36の駆動信号を出力する処理を実行し、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。さらに、払出しセンサ37a及び37bのオン／オフを検知することにより、ホッパー35から1枚のメダルが払い出されたと判断する。

【2300】

このように、入賞時のメダル払出し処理(M_WIN_PAY)では、クレジット数が上限値「50」に到達するまでは、クレジット数を加算する処理を実行し、クレジット数が上限値「50」に到達すると、ホッパーモータ36の駆動信号を出力する処理を実行し、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。

また、ホッパーモータ36を駆動させてホッパー35からメダルを払い出すときと、クレジット数を加算するときとで、途中まで共通の処理を実行する。これにより、処理を簡素化することができるので、プログラムによるROMの使用量を削減することができる。

【2301】

すなわち、クレジット数が上限値「50」であるときに、役抽選手段61で当選番号「10」に当選して小役A1条件装置が作動し、2個のリール31が停止している状況下で、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、3枚のメダルの付与が行われる小役13に対応する図柄組合せが停止表示される遊技において、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた後、3個目のリール31を停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、3個目のリール31に対応するストップスイッチ42が離された場合であっても、3個目のリール31を停止させるための励磁出力を行う所定期間の経過後に、ホッパー35の駆動信号を出力する駆動信号出力処理を実行する。

【2302】

これにより、モータ32(ステッピングモータ)に4相励磁をかけている間は、ホッパーモータ36を駆動させず、モータ32の4相励磁の終了後に、ホッパーモータ36を駆動させることができるので、ホッパーモータ36を駆動させるために必要な電流を確保することができる。

【2303】

これに対し、クレジット数が「0」であるときに、役抽選手段61で当選番号「10」に当選して小役A1条件装置が作動し、2個のリール31が停止している状況下で、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、3枚のメダルの付与が行われる小役13に対応する図柄組合せが停止表示される遊技において、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた後、3個目のリール31を停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、3個目のリール31に対応するストップスイッチ42が離された場合であっても、3個目のリール31を停止させるための励磁出力を行う所定期間の経過後に、クレジット数を加算する加算処理を実行する。

【2304】

この場合、ホッパー35の駆動信号出力処理を実行しないが、同じ条件(全リール31の停止、各種スイッチ(スタートスイッチ41、(左、中、右)ストップスイッチ42)の信号オフ)で、クレジット数の加算処理を実行することにより、入賞時のメダル払出し処理(M_WIN_PAY)までの処理を共通化することができる。すなわち、遊技開始時のク

クレジット数を判断することなく、入賞時のメダル払出し処理（M_WIN_PAY）までの処理を共通化することができるので、プログラムによるROMの使用量を削減することができる。

【2305】

また、たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置（図124）が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となったとする。

さらに、2個のリール31が停止し、3個目のリール31（第3リール31）に対応するストップスイッチ42の操作が受け付けられて、3枚の払出しとなる小役13に対応する図柄組合せ（図119）が停止表示可能となったとする。

10

【2306】

このような状況下（2個のリール31が停止している状況下）において、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過しても、3個目のリール31に対応するストップスイッチ42の操作が受け付けられたままであれば、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、3個目のリール31に対応するストップスイッチ42が離されると、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2307】

このように、メダルの払出し（付与）が行われる図柄組合せが停止表示される遊技において、3個目のリール31に対応するストップスイッチ42が操作し続けられると、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、3個目のリール31に対応するストップスイッチ42が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

20

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2308】

また、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過したか否かにかかわらず、スタートスイッチ41及び3個の（左、中、右）ストップスイッチ42のうちのいずれかの操作が受け付けられていると、図236のステップS1307で「No」となり、ステップS291以降の処理に進まないのので、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

30

そして、スタートスイッチ41及び3個の（左、中、右）ストップスイッチ42がすべて離され、かつ3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過すると、図236のステップS1307で「Yes」となり、ステップS291以降の処理に進むので、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2309】

このように、メダルの払出し（付与）が行われる図柄組合せが停止表示される遊技において、スタートスイッチ41及び3個の（左、中、右）ストップスイッチ42のうちのいずれかの操作が続けられると、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、スタートスイッチ41及び3個の（左、中、右）ストップスイッチ42がすべて離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

40

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2310】

なお、3個目のリール31に対応するストップスイッチ42が操作されている状況下において、電源スイッチ11が意図せずにオフとなり電源断処理が実行されてしまった場合であっても、3個目のリール31に対応するストップスイッチ42が操作されている状況で、電源スイッチ11をオンとすることにより、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、3個目のリール31に対応するストップスイッチ42が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

50

これにより、意図しないタイミングで電源断が発生した場合であっても、遊技者の所望のタイミングで、クレジット数の加算又はホッパー３５からのメダルの払出しが行われるようにすることができる。

【２３１１】

同様に、たとえば、最後に停止するリール３１（たとえば右リール３１）のモータ３２を含むすべてのリール３１のモータ３２の４相励磁出力が終わっても、最後に停止するリール３１（たとえば右リール３１）に対応するストップスイッチ４２の操作が受け付けられた状況で、最初に停止したリール３１（たとえば左リール３１）に対応するストップスイッチ４２を操作し、その後、最初に停止したリール３１に対応するストップスイッチ４２を操作したまま、最後に停止したリール３１に対応するストップスイッチ４２を離したときは、３個目のリール３１を停止させるための４相励磁出力を行う所定期間が経過しても、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、最初に停止したリール３１（たとえば、左リール３１）に対応するストップスイッチ４２が離されると（少なくともすべてのストップスイッチが離されると）、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

10

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー３５からのメダルの払出しが行われるようにすることができる。

【２３１２】

また、本実施形態においても、第６実施形態と同様に、メダル払出し装置１５は、メダルを貯留するホッパー３５と、ホッパー３５の底部に設けられているホッパーディスク１０１と、ホッパーディスク１０１を回転させるためのホッパーモータ３６と、メダルの払出しを検知するための払出しセンサ３７ａ及び３７ｂとを備えている。

20

さらにまた、メイン制御基板５０は、メダル払出し装置１５と電氣的に接続されており、ホッパーモータ３６の駆動を制御する。

【２３１３】

さらに、ホッパーモータ３６は、ＤＣモータ（直流モータ）であり、ホッパーモータ３６の駆動信号をオンにし、ホッパーモータ３６に電流を流すと、駆動軸の回転が停止した状態から徐々に加速していき、やがて一定速度（定速）に到達する。その後、ホッパーモータ３６の駆動信号をオフにすると、駆動軸の回転が定速の状態から徐々に減速していき、やがて停止する。

30

なお、駆動軸の回転を停止させるときに、ホッパーモータ３６に対し、メダルを払い出すときは逆方向の電流を流すことにより、駆動軸の回転を急停止させることも可能である。

【２３１４】

ここで、リール３１を停止させるためにモータ３２（ステッピングモータ）に４相励磁出力を行うのに必要な電流の最大値は、１個のモータ３２につき、「５００～８００ｍＡ」に設定されている。

また、ホッパーモータ３６を駆動させるために必要な電流の最大値は、「２．５～４．０Ａ（２５００～４０００ｍＡ）」に設定されている。

さらにまた、メイン制御基板５０側で制御するランプやＬＥＤ（たとえば、クレジット数表示ＬＥＤ７６、獲得数表示ＬＥＤ７８等）を点灯させている状態では、「１Ａ」の電流を必要とする。

40

【２３１５】

そして、メイン制御基板５０側で「１０Ａ」を超える電流が流れると、メイン制御基板５０に備えられている保護回路は、過電流（過負荷）と判断して、電源を落とす（オフにする）ように設定されている。

このときの電源断では、電源断処理が実行されない場合を有する。仮に、遊技中（たとえば、クレジット数が「５０」の状況であって、役抽選手段６１で当選番号「１０」に当選し、全リール３１が停止して、３枚のメダルを付与する図柄組合せが停止表示した場合であって、入賞時のメダル払出し処理（ホッパーモータ３６を駆動させてメダルを払い出す処理）を実行する直前に、このような電源断が発生し、電源断処理が実行されなかった

50

場合には、電源断から復帰しても、復帰不可能エラーとなり、復帰不可能エラーを解除（設定変更処理を実行）した後は、電源断が発生したときの状態で遊技を復帰させることができない（たとえば、3枚のメダルを付与する処理が実行されない）ようになってしまい、遊技者に不利益を与えてしまう場合を有する。

【2316】

なお、メイン制御基板50側で過電流が流れると、電源基板のヒューズが切れるように構成してもよい。この場合、ヒューズが切れると、電源スイッチ11をオンにしても、電源断から復帰しなくなってしまう（故障してしまう）。

また、サブ制御基板80側では、メイン制御基板50側とは別に電源の管理が行われている。

【2317】

このように、ホッパーモータ36（DCモータ）を駆動させるために必要な電流の最大値は、リール31を停止させるためにモータ32（ステッピングモータ）に4相励磁出力を行うのに必要な電流の最大値より大きく設定されている。

このため、ホッパーモータ36を駆動させるときは、そのために必要な電流を確保するために、他に大きな電流を必要とする制御を実行しないようにすることが好ましい。

【2318】

そこで、上述したように、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた後、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過する前（たとえば、3個目のリール31を停止させるための4相励磁出力を行っているタイミングや、3個目のリール31を停止させるための4相励磁出力を行う前のタイミング）に、3個目のリール31に対応するストップスイッチ42が離されても、入賞時のメダル払出し処理（M_WIN_PAY）を実行せず、その所定期間の経過後に、入賞時のメダル払出し処理（M_WIN_PAY）を実行するようにしている。

【2319】

これにより、モータ32（ステッピングモータ）に4相励磁をかけている間は、ホッパーモータ36（DCモータ）を駆動させず、モータ32の4相励磁の終了後に、ホッパーモータ36を駆動させることができるので、ホッパーモータ36を駆動させるために必要な電流を確保することができる。すなわち、ホッパーモータ36を駆動させるために必要な電流を確実に確保することができ、ひいては、ホッパーモータ36を確実に駆動させることができる。

【2320】

また、第23実施形態で説明したように、割込み処理（I_INTR）中のステップS841のリール駆動管理（I_REEL_ADM）（図151、図152）において、右リール31、中リール31、左リール31の順に、3個のリール31のモータ32（ステッピングモータ）の駆動制御が順次行われる。これにより、1回の割込み処理で、3個のモータ32の駆動制御が実行可能となっている。

そして、割込み処理（I_INTR）中のステップS462のポート出力処理（図151）において、3個のモータ32に対して駆動信号を同時に出力可能となっている。

【2321】

これにより、3個のリール31及びモータ32の回転を一齐に開始し、その後、これらをいずれも定速で回転させることが可能となっている。

また、3個のリール31が定速で回転している場合において、いずれかのストップスイッチ42の操作が受け付けられたときは、他の2個のリール31を定速で回転させたまま、操作が受け付けられたストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行って回転を停止させることが可能となっている。

【2322】

さらにまた、3個のリール31が定速で回転している場合において、いずれか2個のストップスイッチ42が順次素早く操作されたときは、残りの1個のリール31を定速で回転させたまま、先に操作が受け付けられたストップスイッチ42に対応するリール31のモ

10

20

30

40

50

ータ32に4相励磁出力を行って回転を停止させ、その4相励磁出力が終了したか否かにかかわらず、後に操作が受け付けられたストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行って回転を停止させることが可能となっている。

【2323】

さらに、1個目のリール31が停止し、2個目のリール31を停止させるための4相励磁出力を行う所定期間が経過する前（たとえば、2個目のリール31を停止させるための4相励磁出力を行っているタイミングや、2個目のリール31を停止させるための4相励磁出力を行う前のタイミング）に、3個目のリール31に対応するストップスイッチ42の操作が受け付けられたときは、その所定期間が経過する前であっても、3個目のリール31を停止させるための4相励磁出力を実行可能となっている。

10

このように、いずれかのリール31を停止させるために、そのリール31のモータ32に4相励磁出力を行う所定期間が経過する前に、他のストップスイッチ42の操作を受け付けて、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を実行可能とすることにより、遊技をスムーズに進行させることができる。

【2324】

また、上述したように、1個のモータ32（ステップモータ）に4相励磁出力を行うのに必要な電流の最大値は、「500～800mA」であるから、3個のモータ32に4相励磁出力を行うのに必要な電流の最大値は、「1500～2400mA」となる。

そして、1個のホッパーモータ36を駆動させるために必要な電流の最大値は、「2500～4000mA」であるから、1個のモータ32に4相励磁出力を行うのに必要な電流の最大値は、1個のホッパーモータ36を駆動させるのに必要な電流の最大値より小さい。また、3個のモータ32に4相励磁出力を行うのに必要な電流の最大値は、1個のホッパーモータ36を駆動させるのに必要な電流の最大値より小さい。

20

このため、たとえ3個のモータ32に同時に4相励磁出力を行っても、これらを停止させるために十分な電流を確保することができる。

【2325】

以上、本発明の第29実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（1）上記実施形態では、ステップS1301において、RWM53のアドレス「F012（H）」の入力ポートレベルデータA（_PT_IN_A_LV）（図133）に記憶されているデータをAレジスタに記憶したが、これに限らない。

30

たとえば、左ストップスイッチ信号、中ストップスイッチ信号、右ストップスイッチ信号、及びスタートスイッチ信号が入力される入力ポート51のデータをAレジスタに直接記憶してもよい。

【2326】

（2）上記実施形態では、ステップS1302において、Aレジスタ値とマスクデータ「01000111（B）」との論理積（AND）演算を行ったが、これに限らない。

たとえば、RWM53のアドレス「F012（H）」の入力ポートレベルデータA（_PT_IN_A_LV）（図133）のD3ビットに、3ビットスイッチ40bの信号のオン／オフを示すデータを記憶する。同様に、D4ビットに、1ビットスイッチ40aの信号のオン／オフを示すデータを記憶し、D5ビットに、精算スイッチ43の信号のオン／オフを示すデータを記憶し、D7ビットに、ドアスイッチ17の信号のオン／オフを示すデータを記憶する。

40

【2327】

そして、ステップS1301において、入力ポートレベルデータA（_PT_IN_A_LV）のデータをAレジスタに記憶し、次のステップS1302において、Aレジスタ値とマスクデータ「11111111（B）」との論理積（AND）演算を行ってもよい。

これにより、スタートスイッチ41、左ストップスイッチ42、中ストップスイッチ42、右ストップスイッチ42に加えて、1ビットスイッチ40a、3ビットスイッチ40b、ドアスイッチ17の信号のいずれかがオンのときにも、図236のステップS1307

50

で「No」と判断されるようにすることができる。すなわち、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理(M_WIN_PAY)に進まないようにすることができる。

【2328】

(3) 上記実施形態では、ステップS1306において、Aレジスタ値とマスクデータ「01111111(B)」との論理積(AND)演算を行ったが、これに限らない。

たとえば、ステップS1306において、マスクデータとして、「00001111(B)」を用いても、上記と同様の演算結果が得られる。

また、本実施形態では、2割込みに1回の割合でリール駆動制御(I_REEL_CTL)を実行するので、第#リール駆動状態(_WK_RL#_STS)のD7ビットが割込み処理ごとに「0」又は「1」となる。よって、このような仕様に限らず、たとえば、第#リール駆動状態(_WK_RL#_STS)のD7ビットが常に「0」である場合には、ステップS1306において、マスクデータとして、「11111111(B)」を用いることも可能である。

【2329】

(4) たとえば、最後に停止するリール31の第#リール駆動状態(_WK_RL#_STS)が「10000000(B)」又は「00000000(B)」となったときに、4相励磁出力が終了したと判断し、リール31が停止したと判断するようにしてもよい。

そして、入力ポートレベルデータA(_PT_IN_A_LV)が「00000000(B)」であり、かつ最後に停止するリール31の第#リール駆動状態(_WK_RL#_STS)が「10000000(B)」又は「00000000(B)」のときに、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理(M_WIN_PAY)に進むようにしてもよい。

【2330】

(5) たとえば、最後に停止するリール31の第#リールモータ信号データ(_PT_MOTOR#)が「00000000(B)」となったとき、すなわち、モータ32のφ1～φ4のデータがいずれも「0」になったときに、4相励磁出力が終了したと判断し、リール31が停止したと判断するようにしてもよい。

そして、入力ポートレベルデータA(_PT_IN_A_LV)が「00000000(B)」であり、かつ最後に停止するリール31の第#リールモータ信号データ(_PT_MOTOR#)が「00000000(B)」のときに、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理(M_WIN_PAY)に進むようにしてもよい。

【2331】

(6) たとえば、すべてのリール31の第#リールモータ信号データ(_PT_MOTOR#)が「00000000(B)」となったときに、すべてのモータ32の4相励磁出力が終了し、すべてのリール31が停止したと判断するようにしてもよい。

すなわち、第1リールモータ信号データ(_PT_MOTOR1)、第2リールモータ信号データ(_PT_MOTOR2)、及び第3リールモータ信号データ(_PT_MOTOR3)を順次論理和(OR)演算し、その結果が「00000000(B)」になったときに、すべてのモータ32の4相励磁出力が終了し、すべてのリール31が停止したと判断するようにしてもよい。

そして、入力ポートレベルデータA(_PT_IN_A_LV)が「00000000(B)」であり、かつすべてのリール31の第#リールモータ信号データ(_PT_MOTOR#)が「00000000(B)」のときに、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理(M_WIN_PAY)に進むようにしてもよい。

【2332】

(7) たとえば、最後に停止するリール31の第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)が「00000000(B)」となったときに、4相励磁出力が終了したと判断し、リール31が停止したと判断するようにしてもよい。

そして、入力ポートレベルデータA(_PT_IN_A_LV)が「00000000(B)」であり、かつ最後に停止するリール31の第#リール駆動パルス出力カウンタ(_CT_RL#_

10

20

30

40

50

PLSOUT) が「00000000 (B)」のときに、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理 (M_WIN_PAY) に進むようにしてもよい。

なお、繰り返しになるが、第#リール駆動パルス出力カウンタ (_CT_RL#_PLSOUT) は、割込み処理で更新 (減算) される。この点は、他の実施形態でも同様である。

【2333】

(8) たとえば、すべてのリール31の第#リール駆動パルス出力カウンタ (_CT_RL#_PLSOUT) が「00000000 (B)」となったときに、すべてのモータ32の4相励磁出力が終了し、すべてのリール31が停止したと判断するようにしてもよい。

すなわち、第1リール駆動パルス出力カウンタ (_CT_RL1_PLSOUT)、第2リール駆動パルス出力カウンタ (_CT_RL2_PLSOUT)、及び第3リール駆動パルス出力カウンタ (_CT_RL3_PLSOUT) を順次論理和 (OR) 演算し、その結果が「00000000 (B)」になったときに、すべてのモータ32の4相励磁出力が終了し、すべてのリール31が停止したと判断するようにしてもよい。

そして、入力ポートレベルデータA (_PT_IN_A_LV) が「00000000 (B)」であり、かつすべてのリール31の第#リール駆動パルス出力カウンタ (_CT_RL#_PLSOUT) が「00000000 (B)」のときに、図236のステップS291の表示判定や、ステップS294の入賞時のメダル払出し処理 (M_WIN_PAY) に進むようにしてもよい。

【2334】

(9) 上記実施形態では、いずれかのストップスイッチ42の操作が受け付けられた後、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過する前 (たとえば、リール31を停止させるための4相励磁出力を行っているタイミングや、リール31を停止させるための4相励磁出力を行う前のタイミング) に、他のストップスイッチ42の操作を受け付けて、その他のストップスイッチ42に対応するリール31のモータ32に4相励磁出力を実行可能としたが、これに限らない。

たとえば、いずれかのストップスイッチ42の操作が受け付けられた後、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過する前は、他のストップスイッチ42の操作を受け付けず、他のリール31の停止制御を実行しないようにしてもよい。

【2335】

また、いずれかのストップスイッチ42の操作が受け付けられてから、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を開始するまでの間は、他のストップスイッチ42の操作を受け付けず、他のリール31の停止制御を実行しないようにすることもできる。

さらにまた、いずれかのリール31のモータ32に4相励磁出力を行っている所定期間内は、他のストップスイッチ42の操作を受け付けず、他のリール31の停止制御を実行しないようにすることもできる。

【2336】

ここで、上記実施形態のように、いずれかのストップスイッチ42の操作が受け付けられた後、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過する前 (たとえば、リール31を停止させるための4相励磁出力を行っているタイミングや、リール31を停止させるための4相励磁出力を行う前のタイミング) に、他のストップスイッチ42の操作を受け付けて、その他のストップスイッチ42に対応するリール31のモータ32に4相励磁出力を実行可能とすると、ストップスイッチ42の操作順序と、リール31の停止順序とが入れ替わってしまうことがある。

【2337】

具体的には、たとえば、3個のリール31が定速で回転している場合において、左ストップスイッチ42、中ストップスイッチ42の順に、これらが素早く操作されたとする。そして、左ストップスイッチ42の操作が受け付けられ、その後、左リール31が停止する

10

20

30

40

50

前に、中ストップスイッチ 4 2 の操作が受け付けられたとする。このとき、左ストップスイッチ 4 2 の操作が受け付けられてから、左リール 3 1 が停止するまでの移動図柄数（すべりコマ数）が「4」に設定され、中ストップスイッチ 4 2 の操作が受け付けられてから、中リール 3 1 が停止するまでの移動図柄数が「0」に設定されたとする。このようなときに、先に中リール 3 1 が停止し、その後左リール 3 1 が停止することがある。

【2 3 3 8】

そこで、いずれかのストップスイッチ 4 2 の操作が受け付けられた後、そのストップスイッチ 4 2 に対応するリール 3 1 のモータ 3 2 に 4 相励磁出力を行う所定期間が経過する前は、他のストップスイッチ 4 2 の操作を受け付けず、他のリール 3 1 の停止制御を実行しないようにすると、ストップスイッチ 4 2 の操作順序と、リール 3 1 の停止順序とが入れ替わってしまうことを防止することができる。

10

【2 3 3 9】

同様に、いずれかのストップスイッチ 4 2 の操作が受け付けられてから、そのストップスイッチ 4 2 に対応するリール 3 1 のモータ 3 2 に 4 相励磁出力を開始するまでの間は、他のストップスイッチ 4 2 の操作を受け付けず、他のリール 3 1 の停止制御を実行しないようにしたときも、ストップスイッチ 4 2 の操作順序と、リール 3 1 の停止順序とが入れ替わってしまうことを防止することができる。

また、いずれかのリール 3 1 のモータ 3 2 に 4 相励磁出力を行っている所定期間内は、他のストップスイッチ 4 2 の操作を受け付けず、他のリール 3 1 の停止制御を実行しないようにしたときも、ストップスイッチ 4 2 の操作順序と、リール 3 1 の停止順序とが入れ替わってしまうことを防止することができる。

20

【2 3 4 0】

（1 0）上記実施形態では、リール 3 1 及びモータ 3 2 を停止させるときに、リール 3 1 を停止させるための励磁出力として、モータ 3 2（ステッピングモータ）に 4 相励磁出力を行うとしたが、これに限らない。

リール 3 1 及びモータ 3 2 を停止させるときに、リール 3 1 を停止させるための励磁出力として、たとえば、1 相励磁出力を行ってもよく、2 相励磁出力を行ってもよく、3 相励磁出力を行ってもよい。また、まず、2 相励磁出力を行って、弱めのブレーキをかけ、その後、2 相励磁出力から 4 相励磁出力に切り替えて、強めのブレーキをかけることにより、リール 3 1 及びモータ 3 2 の回転を停止させるようにしてもよい。

30

（1 1）第 1～第 2 9 実施形態、及び第 1～第 2 9 実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

【2 3 4 1】

<第 3 0 実施形態>

第 3 0 実施形態は、RWM 5 3 の第 # リール管理タイマ（_WK_RL#_TIME）（図 2 3 7）に記憶されているデータに基づいて、リール 3 1 を停止させるための 4 相励磁出力を行う所定期間が経過したか否かを判断する。また、4 相励磁出力を行う所定期間内は、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、第 # リール管理タイマ（_WK_RL#_TIME）に記憶されているデータが「0」になると、4 相励磁出力を行う所定期間が経過した（4 相励磁出力が終了した）と判断し、その後、入賞時のメダル払出し処理（M_WIN_PAY）を実行するものである。

40

【2 3 4 2】

リール 3 1 の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT 及びメイン遊技状態については、第 2 3 実施形態と同様である。

図 2 3 7 は、第 3 0 実施形態において、RWM 5 3 に記憶されるデータのうち、第 3 0 実施形態に係る主要なデータを示す図である。なお、図 2 3 7 に示すデータは、一部のデータであり、図示したデータ以外にも、種々のデータが RWM 5 3 に記憶される。

図 2 3 7 中、アドレス「F 0 0 5（H）」の入力ポート 2 レベルデータ（_PT_IN2_OLD）は、入力ポート 2 の各ビットに入力される投入センサ 1 信号（D 0 ビット）、投入センサ 2 信号（D 1 ビット）、満杯検知信号（D 3 ビット）、及び打ち止め解除信号（D 4 ビット）である。

50

ット)のオン／オフを記憶する記憶領域である。

【2343】

投入センサ1信号は、投入センサ44a(図2)がメダルを検知するとオンになり、メダルを検知していないときはオフになる信号を意味する。

また、投入センサ2信号は、投入センサ44b(図2)がメダルを検知するとオンになり、メダルを検知していないときはオフになる信号を意味する。

さらにまた、ホッパー35からあふれたメダルを収容するサブタンクと、このサブタンクが満杯になったときにメダルが接触することでオンになる満杯センサとを備えており、満杯検知信号は、満杯センサにメダルが接触するとオンになり、メダルが接触していないときはオフになる信号を意味する。

【2344】

さらに、通常遊技と、遊技者にとって有利となる特別遊技(1BB遊技)とを実行可能であり、通常遊技から特別遊技に移行したときは、特別遊技の終了時に打ち止めとなり、遊技の進行を止めることが可能である。打ち止めとなる条件は、特別遊技の終了時に限らず、適宜設定することができる。また、打ち止め解除スイッチを備えており、打ち止めとなる条件を満たしたときは、打ち止め解除スイッチを操作することにより、打ち止めを解除して、遊技を進行可能にすることができる。そして、打ち止め解除信号は、打ち止め解除スイッチが操作されるとオンになり、離されるとオフになる信号を意味する。なお、打ち止め解除スイッチは、設定スイッチ13やリセットスイッチ14などの他のスイッチと兼用にすることができる。

【2345】

そして、今回の割込み処理において、入力ポート2の各ビットに入力される信号を読み込んで、投入センサ1信号、投入センサ2信号、満杯検知信号、及び打ち止め解除信号のオン／オフを判断し、オンであるときは、対応するビットに「1」を記憶し、オフであるときは、対応するビットに「0」を記憶する。

【2346】

図237中、アドレス「F006(H)」の入力ポート4レベルデータ(_PT_IN4_OLD)は、入力ポート4の各ビットに入力される設定・リセットスイッチ信号(D1ビット)、精算スイッチ信号(D3ビット)、1ベットスイッチ信号(D4ビット)、2ベットスイッチ信号(D5ビット)、3ベットスイッチ信号(D6ビット)、及びスタートスイッチ信号(D7ビット)のオン／オフを記憶する記憶領域である。

設定・リセットスイッチ信号は、設定変更スイッチとリセットスイッチとを兼ねる設定変更(リセット)スイッチ153の信号を意味する。

【2347】

精算スイッチ信号は、精算スイッチ43が操作されるとオンになり、離されるとオフになる信号を意味する。

また、1ベットスイッチ信号は、1ベットスイッチ40aが操作されるとオンになり、離されるとオフになる信号を意味する。

【2348】

さらにまた、3ベットスイッチ信号は、3ベットスイッチ40bが操作されるとオンになり、離されるとオフになる信号を意味する。

さらに、2枚のメダルを投入するための2ベットスイッチを備えており、2ベットスイッチ信号は、2ベットスイッチが操作されるとオンになり、離されるとオフになる信号を意味する。

さらにまた、スタートスイッチ信号は、スタートスイッチ41の信号を意味する。

【2349】

そして、今回の割込み処理において、入力ポート4の各ビットに入力される信号を読み込んで、設定・リセットスイッチ信号、精算スイッチ信号、1ベットスイッチ信号、2ベットスイッチ信号、3ベットスイッチ信号、及びスタートスイッチ信号のオン／オフを判断し、オンであるときは、対応するビットに「1」を記憶し、オフであるときは、対応する

10

20

30

40

50

ビットに「0」を記憶する。

【2350】

図237中、アドレス「F00A(H)」の入力ポート3レベルデータ(_PT_IN3_OLD)は、入力ポート3の各ビットに入力される第1ストップスイッチ信号(D0ビット)、第2ストップスイッチ信号(D1ビット)、及び第3ストップスイッチ信号(D2ビット)のオン／オフを記憶する記憶領域である。

【2351】

第#ストップスイッチ信号は、第#ストップスイッチ42が操作されるとオンになり、離されるとオフになる信号を意味する。

そして、今回の割込み処理において、入力ポート3の各ビットに入力される信号を読み込んで、第1ストップスイッチ信号、第2ストップスイッチ信号、及び第3ストップスイッチ信号のオン／オフを判断し、オンであるときは、対応するビットに「1」を記憶し、オフであるときは、対応するビットに「0」を記憶する。

10

【2352】

図237中、アドレス「F007(H)」のリール停止順番データ(_NB_STOP_ORDER)は、リール31の停止順番を管理するデータを記憶する記憶領域である。

後述する図238のステップS1311において、リール停止順番データ(_NB_STOP_ORDER)が初期化(クリア、初期値「0」がセット)される。その後、後述する図239のステップS1323が実行されるごとに、リール停止順番データ(_NB_STOP_ORDER)の値が「1」加算される。そして、リール停止順番データ(_NB_STOP_ORDER)の値がリール数「3」になると、後述する図238のステップS1315で「Yes」となる。

20

【2353】

図237中、アドレス「F008(H)」の停止リール番号データ(_NB_STOP_REEL)は、停止受け付け時のリール番号を示すデータを記憶する記憶領域である。

第1ストップスイッチ信号がオンになる(第1ストップスイッチ42の操作が受け付けられる)と、後述する図239のステップS1322において、停止リール番号データ(_NB_STOP_REEL)に、第1リール31を示す「1(D)」が記憶される。

【2354】

また、第2ストップスイッチ信号がオンになる(第2ストップスイッチ42の操作が受け付けられる)と、後述する図239のステップS1322において、停止リール番号データ(_NB_STOP_REEL)に、第2リール31を示す「2(D)」が記憶される。

30

さらに、第3ストップスイッチ信号がオンになる(第3ストップスイッチ42の操作が受け付けられる)と、後述する図239のステップS1322において、停止リール番号データ(_NB_STOP_REEL)に、第3リール31を示す「3(D)」が記憶される。

【2355】

図237中、アドレス「F020(H)」の第1リール管理タイマ(_WK_RL1_TIME)は、第1リール31の4相励磁出力時間を管理するタイマである。すなわち、第1リール31を停止させるための4相励磁出力を行う所定時間を計測するデータを記憶する記憶領域である。

第1リール31の減速開始時(第1リール31のモータ32への4相励磁出力の開始時)に、第1リール管理タイマ(_WK_RL1_TIME)に、初期値「108(D)」がセットされる。その後、割込み処理が実行されるごとに、第1リール管理タイマ(_WK_RL1_TIME)の値が「1」減算される。また、第1リール管理タイマ(_WK_RL1_TIME)の値が「1」以上であるときは、割込み処理ごとに、第1リール31のモータ32に4相励磁出力が行われる。そして、第1リール管理タイマ(_WK_RL1_TIME)の値が「0」になると、第1リール31のモータ32への4相励磁出力が終了する。

40

【2356】

本実施形態では、割込み処理の周期は、「2.235ms」に設定されており、第#リール管理タイマ(_WK_RL#_TIME)の値は、割込み処理ごとに「1」減算される。

このため、第#リール管理タイマ(_WK_RL#_TIME)の値が「108(D)」から「0

50

(D)」になるまでには、「 $2.235 \times 108 = 241.38 \text{ ms}$ 」を要するので、「 241.38 ms 」の間、4相励磁出力が継続し、「 241.38 ms 」を経過すると、4相励磁出力が終了することになる。

すなわち、本実施形態では、リール31を停止させるための4相励磁出力を行う「所定期間」は、「 241.38 ms 」に相当する。

【2357】

また、図237中、アドレス「F030(H)」の第2リール管理タイマ(_WK_RL2_TIME)は、第2リール31の4相励磁出力時間を管理するタイマである。すなわち、第2リール31を停止させるための4相励磁出力を行う所定時間を計測するデータを記憶する記憶領域である。

10

さらに、図237中、アドレス「F040(H)」の第3リール管理タイマ(_WK_RL3_TIME)は、第3リール31の4相励磁出力時間を管理するタイマである。すなわち、第3リール31を停止させるための4相励磁出力を行う所定時間を計測するデータを記憶する記憶領域である。

これらの内容は、アドレス「F020(H)」の第1リール管理タイマ(_WK_RL1_TIME)と同様である。

【2358】

図238は、第30実施形態におけるメイン処理(M_MAIN)を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

図238に示す第30実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

20

【2359】

また、第30実施形態のメイン処理(M_MAIN)においても、図139のステップS295～ステップS300の処理を実行するが、図238では、ステップS295～ステップS300の処理の図示を省略している。

以下、図139と異なる点を主として説明する。

【2360】

図238に示すように、第30実施形態では、ステップS751のスタートスイッチ受付処理(M_START_CTL)を実行すると、次にステップS1311に進み、メイン制御基板50は、リール停止順番データ(_NB_STOP_ORDER)を初期化(クリア、初期値「0」をセット)する。そして、次のステップS1312に進む。

30

ステップS1312に進むと、メイン制御基板50は、リール停止受付チェックを実行する。この処理は、後述する図239に示す処理である。そして、ステップS1312のリール停止受付チェックが終了すると、次にステップS1313に進む。

【2361】

ステップS1313に進むと、メイン制御基板50は、入力検査を実行する。この処理は、後述する図240に示す処理である。そして、ステップS1313の入力検査が終了すると、次にステップS1314に進む。

ステップS1314では、メイン制御基板50は、入力ポートレベルデータあり(フラグレジスタのキャリーフラグに「1」がセットされている)か否かを判断する。

40

ここで、後述する図240のステップS1337に進むと、フラグレジスタのキャリーフラグ用のビットに「1」がセットされる。このステップS1337でセットされるキャリーフラグは、入力ポートレベルデータありを示すフラグとしての役割を有する。

なお、フラグレジスタは、何らかの演算処理が実行されると更新される。このため、キャリーフラグ用のビットが「1」であっても、別の演算処理によって「0」に更新される場合を有する。

【2362】

投入センサ1信号、投入センサ2信号、打ち止め解除信号、第1ストップスイッチ信号、第2ストップスイッチ信号、第3ストップスイッチ信号、設定・リセットスイッチ信号、

50

精算スイッチ信号、1ベットスイッチ信号、2ベットスイッチ信号、3ベットスイッチ信号、スタートスイッチ信号のいずれかがオンであると、後述する図240のステップS1337において、入力ポートレベルデータありを示すフラグがセットされる（フラグレジスタのキャリーフラグ用のビットに「1」がセットされる）。

【2363】

これに対し、上記の信号がいずれもオフであるときは、後述する図240のステップS1337をスキップするので、入力ポートレベルデータありを示すフラグはセットされない。なお、後述する図240のステップS1337において、入力ポートレベルデータありを示すフラグをセットするときにチェックする信号は、上記の信号に限らず、適宜設定することができる。

10

たとえば、打ち止め解除信号や設定・リセットスイッチ信号など、上記の信号の一部については、入力ポートレベルデータありを示すフラグをセットするときにチェックしなくてもよい。

逆に、上記の信号に加えて、たとえば、ドアスイッチ17や設定キースwitch152などの他のスイッチの信号を、入力ポートレベルデータありを示すフラグをセットするときにチェックしてもよい。

【2364】

そして、ステップS1314において、キャリーフラグ用のビットに「1」がセットされているときは、入力ポートレベルデータあり（「Yes」）と判断し、ステップS1313に戻る。この場合、ステップS1313及びステップS1314の処理を繰り返す。なお、ステップS1313の入力検査に戻り、何らかの演算処理が実行されると、フラグレジスタが更新される。これにより、キャリーフラグ用のビットが「1」であっても、別の演算処理によって「0」に更新される場合を有する。

20

【2365】

これに対し、ステップS1314において、キャリーフラグ用のビットに「1」がセットされていないときは、入力ポートレベルデータなし（「No」）と判断し、次のステップS1315に進む。

これにより、上記の信号のいずれかがオンであるときは、ステップS1315には進まず、上記の信号がいずれもオフになると、ステップS1315に進むようにすることができる。

30

【2366】

ステップS1315に進むと、メイン制御基板50は、リール停止順番データ（_NB_STOP_ORDER）の値とリール数「3」とが同一値であるか否かを判断する。すなわち、すべてのリール31について停止制御を実行したか否かを判断する。

ここで、リール停止順番データ（_NB_STOP_ORDER）の値とリール数「3」とが同一値でないと判断したときは、ステップS1312に戻る。これにより、すべてのリール31について停止制御を実行するまで、ステップS1312からステップS1315までの処理を繰り返す。そして、リール停止順番データ（_NB_STOP_ORDER）の値とリール数「3」とが同一値であると判断したときは、すべてのリール31について停止制御を実行したと判断して、ステップS1316に進む。

40

【2367】

ステップS1316に進むと、メイン制御基板50は、全リール停止チェックを実行する。この処理は、後述する図241に示す処理である。そして、ステップS1316の全リール停止チェックが終了すると、次にステップS291に進む。

ステップS291では、メイン制御基板50は、表示判定を実行する。すなわち、役に対応する図柄組合せが停止表示したか否かを判断する。そして、次のステップS292に進む。

【2368】

また、ステップS292で「No」となり、ステップS293の処理を実行すると、ステップS294に進む。

50

ステップ S 2 9 4 に進むと、メイン制御基板 5 0 は、入賞時のメダル払出し処理 (M_WIN_PAY) を実行する。すなわち、クレジット数が上限値「5 0」に到達していないときは、クレジット数を加算し、クレジット数が上限値「5 0」に到達しているときは、ホッパーモータ 3 6 を駆動させて、実際のメダルをホッパー 3 5 から払い出す。なお、クレジット数が上限値「5 0」に到達しているか否かの判断は、たとえば、図 4 9 のステップ S 3 9 4 において行う。

【2 3 6 9】

図 2 3 9 は、図 2 3 8 のステップ S 1 3 1 2 におけるリール停止受付チェックを示すフローチャートである。

ステップ S 1 3 2 1 では、メイン制御基板 5 0 は、停止受け付けがあったか否かを判断する。すなわち、第 1 ストップスイッチ 4 2 ~ 第 3 ストップスイッチ 4 2 のいずれかの操作が受け付けられたか否かを判断する。

10

具体的には、メイン制御基板 5 0 は、アドレス「F 0 0 A (H)」の入力ポート 3 レベルデータ (_PT_IN3_OLD) の D 0 ビット (第 1 ストップスイッチ信号)、D 1 ビット (第 2 ストップスイッチ信号)、D 2 ビット (第 3 ストップスイッチ信号) のいずれかがオンであるか否かを判断する。そして、停止受け付けがあるまで、ステップ S 1 3 2 1 を繰り返し、停止受け付けがあると、次のステップ S 1 3 2 2 に進む。

【2 3 7 0】

ステップ S 1 3 2 2 に進むと、メイン制御基板 5 0 は、ストップスイッチ信号に応じた停止リール番号データを保存する。

20

具体的には、第 1 ストップスイッチ信号がオンである (第 1 ストップスイッチ 4 2 の操作が受け付けられる) と、停止リール番号データ (_NB_STOP_REEL) に、第 1 リール 3 1 を示す「1 (D)」を記憶する。

【2 3 7 1】

また、第 2 ストップスイッチ信号がオンである (第 2 ストップスイッチ 4 2 の操作が受け付けられる) と、停止リール番号データ (_NB_STOP_REEL) に、第 2 リール 3 1 を示す「2 (D)」を記憶する。

さらに、第 3 ストップスイッチ信号がオンである (第 3 ストップスイッチ 4 2 の操作が受け付けられる) と、停止リール番号データ (_NB_STOP_REEL) に、第 3 リール 3 1 を示す「3 (D)」を記憶する。

30

そして、ストップスイッチ信号に応じた停止リール番号データを保存すると、次のステップ S 1 3 2 3 に進む。

【2 3 7 2】

ステップ S 1 3 2 3 では、メイン制御基板 5 0 は、アドレス「F 0 0 7 (H)」のリール停止順番データ (_NB_STOP_ORDER) の値に「1」を加算する。そして、次のステップ S 1 3 2 4 に進む。

ステップ S 1 3 2 4 に進むと、メイン制御基板 5 0 は、停止受け付け時の処理を実行する。この処理では、今回遊技の役抽選結果と、第 # ストップスイッチ 4 2 の操作が受け付けられた瞬間の第 # リール 3 1 の位置とに基づいて、第 # リール 3 1 の停止位置を決定し、決定した停止位置に応じた図柄番号を、第 # リール図柄番号 (停止位置用) に記憶する。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。そして、本フローチャートによる処理を終了する。

40

【2 3 7 3】

より具体的には、図 2 3 9 のステップ S 1 3 2 4 における停止受け付け時の処理では、第 2 5 実施形態の図 1 9 4 におけるステップ S 1 0 2 2 ~ S 1 0 2 4 に相当する処理を実行する。すなわち、ステップ S 1 3 2 1 でオンと判断されたストップスイッチ 4 2 に対応するリール 3 1 について、図 1 9 4 のステップ S 1 0 2 2 ~ S 1 0 2 3 に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ 4 2 の操作が受け付けられた瞬間のリール 3 1 の位置とに基づいて、リール 3 1 の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号 (停止位置用) に記憶する。さらに、図 1 9 4 のステップ S 1

50

024における停止図柄セット（M_STOPPIC_SET）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（_WK_STOP_PIC1～9）を更新する。そして、本フローチャートによる処理を終了する。

【2374】

なお、ステップS1324の処理（第25実施形態の図194におけるステップS1022～S1024に相当する処理）以降に実行される割込み処理により、第#リール図柄番号（通過位置用）と第#リール図柄番号（停止位置用）とが同一値になったと判断すると、第#リール管理タイマ（_WK_RL#_TIME）に初期値「108（D）」をセットし、第#リール31のモータ32を停止させるための4相励磁出力を開始する。

また、第#リール図柄番号（通過位置用）と第#リール図柄番号（停止位置用）とが同一値になり、かつ第#リール13の1図柄のステップ番号が予め定めた値（たとえば、「3」）になったときに、第#リール管理タイマに初期値「108（D）」をセットし、第#リール31のモータ32を停止させるための4相励磁出力を開始してもよい。

【2375】

図240は、図238のステップS1313における入力検査を示すフローチャートである。

ステップS1331では、メイン制御基板50は、RWM53のアドレス「F005（H）」の入力ポート2レベルデータ（_PT_IN2_OLD）（図237）に記憶されているデータを取得する。そして、次のステップS1332に進む。

【2376】

ステップS1332に進むと、メイン制御基板50は、投入センサ1信号、投入センサ2信号、打ち止め解除信号がオンであるか否かを判断する。

具体的には、取得した入力ポート2レベルデータ（_PT_IN2_OLD）のD0ビット（投入センサ1信号）、D1ビット（投入センサ2信号）、D4ビット（打ち止め解除信号）が「1」であるか否かを判断する。

そして、ステップS1332において、いずれかの信号がオンであると判断したときは、ステップS1337に進み、いずれの信号もオフであると判断したときは、次のステップS1333に進む。

【2377】

ステップS1333では、メイン制御基板50は、RWM53のアドレス「F00A（H）」の入力ポート3レベルデータ（_PT_IN3_OLD）（図237）に記憶されているデータを取得する。そして、次のステップS1334に進む。

ステップS1334に進むと、メイン制御基板50は、第1ストップスイッチ信号、第2ストップスイッチ信号、第3ストップスイッチ信号がオンであるか否かを判断する。

【2378】

具体的には、取得した入力ポート3レベルデータ（_PT_IN3_OLD）のD0ビット（第1ストップスイッチ信号）、D1ビット（第2ストップスイッチ信号）、D2ビット（第3ストップスイッチ信号）が「1」であるか否かを判断する。

そして、ステップS1334において、いずれかの信号がオンであると判断したときは、ステップS1337に進み、いずれの信号もオフであると判断したときは、次のステップS1335に進む。

【2379】

ステップS1335では、メイン制御基板50は、RWM53のアドレス「F006（H）」の入力ポート4レベルデータ（_PT_IN4_OLD）（図237）に記憶されているデータを取得する。そして、次のステップS1336に進む。

ステップS1336に進むと、メイン制御基板50は、設定・リセットスイッチ信号、精算スイッチ信号、1ベットスイッチ信号、2ベットスイッチ信号、3ベットスイッチ信号、スタートスイッチ信号がオンであるか否かを判断する。

【2380】

具体的には、取得した入力ポート4レベルデータ（_PT_IN4_OLD）のD1ビット（設定

10

20

30

40

50

・リセットスイッチ信号)、D3ビット(精算スイッチ信号)、D4ビット(1ベットスイッチ信号)、D5ビット(2ベットスイッチ信号)、D6ビット(3ベットスイッチ信号)、D7ビット(スタートスイッチ信号)が「1」であるか否かを判断する。

そして、ステップS1336において、いずれかの信号がオンであると判断したときは、ステップS1337に進み、いずれの信号もオフであると判断したときは、本フローチャートによる処理を終了する。

【2381】

ステップS1337では、メイン制御基板50は、入力ポートレベルデータありを示すフラグをセットする。具体的には、フラグレジスタのキャリーフラグ用のビットに「1」をセットする。ここで、入力ポートレベルデータありを示すフラグ(キャリーフラグ)をセットすると、図238のステップS1314で「Yes」となる。これに対し、ステップS1337をスキップすると、入力ポートレベルデータありを示すフラグ(キャリーフラグ)がセットされないため、図238のステップS1314で「No」となる。そして、ステップS1337を実行すると、本フローチャートによる処理を終了する。

【2382】

図241は、図238のステップS1316における全リール停止チェックを示すフローチャートである。

ステップS1341では、メイン制御基板50は、停止リール番号データ(_NB_STOP_REEL)に応じた第#リール管理タイマ(_WK_RL#_TIME)のアドレスをセットする。具体的には、ステップS1341では、メイン制御基板50は、まず、RWM53のアドレス「F008(H)」の停止リール番号データ(_NB_STOP_REEL)に記憶されているデータをAレジスタに記憶する。

【2383】

ここで、ステップS1316に進む時点では、アドレス「F008(H)」の停止リール番号データ(_NB_STOP_REEL)には、3番目(最後)に操作されたストップスイッチ42に対応するリール31のリール番号が記憶されている。

たとえば、3番目(最後)に操作されたストップスイッチ42が第3(右)ストップスイッチ42であるときは、ステップS1316に進む時点では、アドレス「F008(H)」の停止リール番号データ(_NB_STOP_REEL)には、第3(右)リール31を示す「3(D)」が記憶されている。

【2384】

次に、第1リール管理タイマ(_WK_RL1_TIME)のアドレス「F020(H)」から「16(D)」を減算した結果である「F010(H)」をHLレジスタに記憶する。この「F010(H)」が、基準アドレスとなる。

次に、Aレジスタ値に「16(D)」を乗算し、その結果をAレジスタに記憶する。

次に、HLレジスタ値にAレジスタ値を加算し、その結果をHLレジスタに記憶する。

そして、次のステップS1342に進む。

【2385】

ステップS1342に進むと、メイン制御基板50は、第#リール管理タイマ(_WK_RL#_TIME)に記憶されているデータが「0」であるか否かの判断を行う。

そして、第#リール管理タイマ(_WK_RL#_TIME)に記憶されているデータが「0」になるまで、ステップS1342の処理を繰り返し、第#リール管理タイマ(_WK_RL#_TIME)に記憶されているデータが「0」になると、本フローチャートによる処理を終了する。

このようにして、本実施形態では、3番目(最後)に操作されたストップスイッチ42に対応するリール31についての第#リール管理タイマ(_WK_RL#_TIME)のデータが「0」になると、本フローチャートによる処理を終了する。

【2386】

具体的には、ステップS1342では、メイン制御基板50は、HLレジスタ値が示すアドレス(第#リール管理タイマ(_WK_RL#_TIME))に記憶されているデータが「0」

10

20

30

40

50

であるか否かを判断する。

そして、HLレジスタ値が示すアドレスに記憶されているデータが「0」でない（「No」）ときは、再度、ステップS1342の処理を実行する。すなわち、ステップS1342の処理を繰り返す。

【2387】

これに対し、HLレジスタ値が示すアドレスに記憶されているデータが「0」である（「Yes」）ときは、本フローチャートによる処理を終了する。

また、HLレジスタ値が示すアドレス（第3リール管理タイマ（_WK_RL3_TIME））に記憶されているデータが「0」になると、図238のステップS291の表示判定に進み、その後、ステップS294の入賞時のメダル払出し処理（M_WIN_PAY）に進む。

10

これにより、3番目（最後）に操作されたストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過した後に、表示判定、及び入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2388】

より具体的には、たとえば、RWM53のアドレス「F008（H）」の停止リール番号データ（_NB_STOP_REEL）（図237）に、第3（右）リール31を示す「3（D）」が記憶されていたとする。すなわち、3番目（最後）に操作されたストップスイッチ42が第3（右）ストップスイッチ42であったとする。この場合、ステップS1341の処理により、まず、Aレジスタに「3（D）」が記憶される。

【2389】

20

次に、第1リール管理タイマ（_WK_RL1_TIME）のアドレス「F020（H）」から「16（D）」を減算した結果である「F010（H）」がHLレジスタに記憶される。この「F010（H）」が、基準アドレスとなる。

次に、Aレジスタ値「3（D）」に「16（D）」を乗算した結果である「48（D）」がAレジスタに記憶される。

次に、HLレジスタ値「F010（H）」にAレジスタ値「48（D）」を加算した結果である「F040（H）」がHLレジスタに記憶される。

【2390】

そして、次のステップS1342に進み、HLレジスタ値「F040（H）」が示すアドレスに記憶されているデータ、すなわち第3リール管理タイマ（_WK_RL3_TIME）に記憶されているデータが「0」であるか否かの判断を行う。

30

ここで、HLレジスタ値が示すアドレス（第3リール管理タイマ（_WK_RL3_TIME））に記憶されているデータが「0」でない（「No」）ときは、再度、ステップS1342の処理を実行する。すなわち、ステップS1342の処理を繰り返す。この場合、図238のステップS291以降の処理に進まない。

【2391】

これに対し、HLレジスタ値が示すアドレス（第3リール管理タイマ（_WK_RL3_TIME））に記憶されているデータが「0」である（「Yes」）ときは、本フローチャートによる処理を終了する。

また、HLレジスタ値が示すアドレス（第3リール管理タイマ（_WK_RL3_TIME））に記憶されているデータが「0」になると、図238のステップS291に進み、その後、ステップS294に進む。

40

これにより、3番目（最後）に操作されたストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過した後に、表示判定、及び入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2392】

ここで、たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置（図124）が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となったとする。

さらに、2個のリール31が停止し（2個のリール31について、リール31を停止させ

50

るための励磁出力が終了している状況下において）、３個目のリール３１に対応するストップスイッチ４２の操作が受け付けられて、３枚の払出しとなる小役１３に対応する図柄組合せ（図１１９）が停止表示可能となったとする。

【２３９３】

このような状況下で、３個目のリール３１に対応するストップスイッチ４２の操作が受け付けられた後、３個目のリール３１を停止させるための４相励磁出力を行う所定期間が経過する前（たとえば、３個目のリール３１を停止させるための４相励磁出力を行っているタイミングや、３個目のリール３１を停止させるための４相励磁出力を行う前のタイミング）は、３個目のリール３１に対応するストップスイッチ４２が離されても、図２４１のステップＳ１３４２で「No」となり、図２３８のステップＳ２９１以降の処理に進まないの

10

ので、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。
すなわち、３個目のリール３１についての第＃リール管理タイマ（_WK_RL#_TIME）に記憶されているデータが「１」以上であるときは、３個目のリール３１を停止させるための４相励磁出力が継続し、図２４１のステップＳ１３４２を繰り返すため、図２３８のステップＳ２９１以降の処理に進まないの

【２３９４】

ので、３個目のリール３１についての第＃リール管理タイマ（_WK_RL#_TIME）に記憶されているデータが「０」になると、３個目のリール３１を停止させるための４相励磁出力が終了し、図２４１のステップＳ１３４２で「Yes」となり、図２３８のステップＳ２９１に進むので、その後のステップＳ２９４の入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

20

また、入賞時のメダル払出し処理（M_WIN_PAY）では、クレジット数が上限値「５０」に到達するまでは、クレジット数を加算する処理を実行し、クレジット数が上限値「５０」に到達すると、ホッパーモータ３６の駆動信号を出力する処理を実行し、ホッパーモータ３６を駆動させて、実際のメダルをホッパー３５から払い出す。なお、クレジット数が上限値「５０」に到達しているか否かの判断は、たとえば、図４９のステップＳ３９４において行う。

【２３９５】

このように、本実施形態においても、第２９実施形態と同様に、３個目のリール３１に対応するストップスイッチ４２の操作が受け付けられた後、３個目のリール３１を停止させるための４相励磁出力を行う所定期間が経過する前（たとえば、３個目のリール３１を停止させるための４相励磁出力を行っているタイミングや、３個目のリール３１を停止させるための４相励磁出力を行う前のタイミング）に、３個目のリール３１に対応するストップスイッチ４２が離されても、入賞時のメダル払出し処理（M_WIN_PAY）を実行せず、その所定期間の経過後に、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。

30

【２３９６】

これにより、モータ３２（ステッピングモータ）に４相励磁をかけている間は、ホッパーモータ３６（ＤＣモータ）を駆動させず、モータ３２の４相励磁の終了後に、ホッパーモータ３６を駆動させることができるので、ホッパーモータ３６を駆動させるために必要な電流を確保することができる。すなわち、ホッパーモータ３６を駆動させるために必要な電流を確実に確保することができ、ひいては、ホッパーモータ３６を確実に駆動させることができる。

40

【２３９７】

また、本実施形態では、入力ポート３及び入力ポート４に信号が入力されるスイッチ（設定・リセットスイッチ１５３、精算スイッチ４３、１ベットスイッチ４０a、２ベットスイッチ、３ベットスイッチ４０b、スタートスイッチ４１、（左、中、右）ストップスイッチ４２）のうち、いずれかの操作が受け付けられていると、図２３８のステップＳ１３１４で「Yes」となり、ステップＳ１３１５以降の処理に進まないの

50

らず、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

【2398】

そして、入力ポート3及び入力ポート4に信号が入力されるスイッチがすべて離されると、図238のステップS1314で「No」となり、ステップS1315以降の処理に進み、このとき、最後に停止するリール31を停止させるための4相励磁出力を行う所定期間が経過すると、表示判定処理、及び入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2399】

また、本実施形態では、第#リール31を停止させるための4相励磁出力を行う所定時間を計測するデータを記憶する第#リール管理タイマ（_WK_RL#_TIME）を備えている。この第#リール管理タイマ（_WK_RL#_TIME）は、4相励磁出力を行う所定時間を計測するデータ専用の記憶領域である。

そして、第#リール管理タイマ（_WK_RL#_TIME）に記憶されているデータが「1」以上である（「0」でない）ときは、第#リール31のモータ32の4相励磁出力を継続し、第#リール管理タイマ（_WK_RL#_TIME）に記憶されているデータが「0」になると、第#リール31のモータ32の4相励磁出力を終了する。

【2400】

これにより、第#リール管理タイマ（_WK_RL#_TIME）に記憶されているデータをチェックすることで、第#リール31のモータ32に4相励磁出力を行う所定期間が経過したか否か（4相励磁出力を行っているか否か）を容易に判断することができる。

特に、本実施形態では、3番目（最後）に操作されたストップスイッチ42に対応するリール31についての第#リール管理タイマ（_WK_RL#_TIME）のデータのみチェックするので、4相励磁出力が終了したか否かを判断するための処理を簡素化することができ、プログラムによるROMの使用量を削減することができる。

【2401】

なお、2個のリール31が停止し（2個のリール31について、リール31を停止させるための励磁出力が終了している状況下において）、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、メダルの払出し（付与）が行われる図柄組合せが停止表示可能となった状況下において、3個目のリール31に対応するストップスイッチ42の操作が受け付けられたままの状態が継続したとする。

【2402】

この場合、図240のステップS1334で「Yes」となり、ステップS1337で入力ポートレベルデータありを示すフラグ（キャリアフラグ）がセットされる。そして、図238のステップS1314で「Yes」となり、ステップS1313及びステップS1314の処理を繰り返し、ステップS1315以降の処理に進まないで、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過しても、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

そして、3個目のリール31に対応するストップスイッチ42が離されると、図238のステップS1314で「No」となり、ステップS1315以降の処理に進むので、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2403】

同様に、たとえば、最後に停止するリール31（たとえば右リール31）のモータ32を含むすべてのリール31のモータ32の4相励磁出力が終わっても、最後に停止するリール31（たとえば右リール31）に対応するストップスイッチ42の操作が受け付けられた状況で、最初に停止したリール31（たとえば左リール31）に対応するストップスイッチ42を操作し、その後、最初に停止したリール31に対応するストップスイッチ42を操作したまま、最後に停止したリール31に対応するストップスイッチ42を離したときは、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過しても

10

20

30

40

50

、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

そして、最初に停止したリール 3 1（たとえば、左リール 3 1）に対応するストップスイッチ 4 2 が離されると（少なくともすべてのストップスイッチが離されると）、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

【2404】

このように、メダルの払出し（付与）が行われる図柄組合せが停止表示される遊技において、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が操作し続けられると、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

10

同様に、メダルの払出し（付与）が行われる図柄組合せが停止表示される遊技において、いずれかのリール 3 1 に対応するストップスイッチ 4 2 が操作し続けられると、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、すべてのリール 3 1 に対応するストップスイッチ 4 2 が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー 3 5 からのメダルの払出しが行われるようにすることができる。

【2405】

なお、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が操作されている状況下において、電源スイッチ 1 1 が意図せずにオフとなり電源断処理が実行されてしまった場合であっても、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が操作されている状況で、電源スイッチ 1 1 をオンとすることにより、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

20

これにより、意図しないタイミングで電源断が発生した場合であっても、遊技者の所望のタイミングで、クレジット数の加算又はホッパー 3 5 からのメダルの払出しが行われるようにすることができる。

【2406】

また、本実施形態では、メイン制御基板 5 0 は、遊技を実行可能なベット数が賭けられた後に、まず、RWM 5 3 のアドレス「F 0 0 5（H）」の入力ポート 2 レベルデータ（_PT_IN2_OLD）（図 2 3 7）に記憶されているデータを取得し、取得したデータが「0」か否かを判断する。

30

さらにまた、取得したデータが「0」であると判断したときは、次に、RWM 5 3 のアドレス「F 0 0 6（H）」の入力ポート 4 レベルデータ（_PT_IN4_OLD）（図 2 3 7）に記憶されているデータを取得し、取得したデータと「0 1 1 1 1 1 1（B）」との論理積（AND）演算を行い、その結果が「0」であるか否かを判断する。

さらに、上記の論理積演算の結果が「0」であると判断したときは、次に、スタートスイッチ 4 1 の立ち上がりデータがオンであるか否かを判断する。

【2407】

そして、スタートスイッチ 4 1 の立ち上がりデータがオンであると判断したときは、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行する。

40

これに対し、アドレス「F 0 0 5（H）」の入力ポート 2 レベルデータ（_PT_IN2_OLD）に記憶されているデータが「0」でないと判断したとき、上記の論理積演算の結果が「0」でないと判断したときは、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しない。

これにより、遊技を実行可能なベット数が賭けられた後であって、ベットスイッチ 4 0（1 ベットスイッチ 4 0 a、3 ベットスイッチ 4 0 b）の操作が受け付けられている状況下で、スタートスイッチ 4 1 の操作が受け付けられた場合に、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しないようにすることができる。

【2408】

50

また、本実施形態においても、第 11 実施形態及び第 19 実施形態（A）で説明したように、設定キースイッチ 152 を備える。

そして、第 11 実施形態及び第 19 実施形態（A）で説明したように、電源が投入された状態で、ベット数が賭けられていない状況下で、フロントドア 12 を開けて、ドアスイッチ 17 をオンにし、さらに、設定キー挿入口 151 に設定キーを差し込み、たとえば時計回りに 90 度回転させて、設定キースイッチ 152 をオンにすると（設定キースイッチ 152 の信号がオンになると）、設定確認状態（設定確認モード）に移行する。

【2409】

なお、ベット数が賭けられているときは、図 41 のステップ S274 で「Yes」となり、ステップ S275 のメダル投入待ち処理に進まないため、設定キースイッチ 152 をオンにしても、設定確認状態には移行しない。

10

設定確認状態は、設定値の変更はできないが（設定変更スイッチ 153 を操作しても設定値は変わらないが）、現設定値を確認することができる。現設定値は、設定値表示 LED 73 に表示される。設定キーを反時計回りに回転させ、設定キースイッチ 152 をオフにすると、設定確認状態を終了する。

【2410】

そして、上述したように、本実施形態では、リール 31 の回転開始制御を実行するときには、アドレス「F005（H）」の入力ポート 2 レベルデータ（_PT_IN2_OLD）に記憶されているデータ、及びアドレス「F006（H）」の入力ポート 4 レベルデータ（_PT_IN4_OLD）に記憶されているデータをチェックするが、設定キースイッチ 152 の信号が入力される入力ポートのデータについてはチェックしない。

20

【2411】

たとえば、設定キースイッチ 152 の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ 152 の信号が入力される入力ポートに対応する RWM 53 のレベルデータはチェックしないことや、設定キースイッチ 152 の信号が入力される入力ポートのデータのうち、設定キースイッチ 152 の信号に対応するビットはチェックしないことや、設定キースイッチ 152 の信号が入力される入力ポートに対応する RWM 53 のレベルデータのうち、設定キースイッチ 152 の信号に対応するビットはチェックしないこと等が挙げられる。

【2412】

このため、遊技を実行可能なベット数（規定数に対応するベット数）が賭けられた後であって、設定キースイッチ 152 の信号が入力され（設定キースイッチ 152 の信号がオンであり）、かつフロントドア 12 が閉じている（ドアスイッチ 17 がオフである）状況下で、スタートスイッチ 41 の操作が受け付けられた場合には、スタートスイッチ 41 の操作に基づくリール 31 の回転開始制御を実行可能とする。

30

【2413】

ここで、ベットスイッチ 40 を操作した後、ベットスイッチ 40 を離れたにもかかわらず、ベットスイッチ 40 の劣化により、ベットスイッチ 40 の操作が受け付けられたままの状態となってしまうおそれがある。

そして、ベットスイッチ 40 の操作が受け付けられたままの状態では、本実施形態では、スタートスイッチ 41 が操作されても、スタートスイッチ 41 の操作に基づくリール 31 の回転開始制御を実行しない。

40

【2414】

同様に、精算スイッチ 43 を操作した後、精算スイッチ 43 を離れたにもかかわらず、精算スイッチ 43 の劣化により、精算スイッチ 43 の操作が受け付けられたままの状態になったときについても、スタートスイッチ 41 が操作されても、スタートスイッチ 41 の操作に基づくリール 31 の回転開始制御を実行しない。

これにより、遊技者は、スタートスイッチ 41 を操作しても、リール 31 が回転しないので、スロットマシン 10 に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマ

50

シン１０に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ４０や精算スイッチ４３の操作が受け付けられたままの状態になったとしても、メイン制御基板５０及びサブ制御基板８０のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

【２４１５】

また、遊技の途中で設定キースイッチ１５２がオンになる（設定キースイッチ１５２の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ１５２の信号が入力された（設定キースイッチ１５２の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、遊技を実行可能なベット数（規定数に対応するベット数）が賭けられた状態で、設定キースイッチ１５２の信号が入力され（設定キースイッチ１５２の信号がオンであり）、かつフロントドア１２が閉じている（ドアスイッチ１７がオフである）状況下で、スタートスイッチ４１の操作が受け付けられた場合には、スタートスイッチ４１の操作に基づくリール３１の回転開始制御を実行可能とする。

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

【２４１６】

一方、設定キースイッチ１５２の信号がオンである状況下では、設定キースイッチ１５２の信号がオンであることに基づいて所定の外部信号（たとえば、エラー等を知らせるための外部信号４（第１１実施形態の図３３））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン１０において、何らかのエラーが発生したことを把握することができる。

なお、設定キースイッチ１５２の信号がオンである状況下において、設定キースイッチ１５２の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号Ｘ（第１１実施形態の図３３の外部信号１～５以外））を出力するように構成してもよい。

【２４１７】

また、本実施形態では、メイン制御基板５０は、リール３１の停止受け付け不可の時間が経過したタイミングにおいて、まず、ＲＷＭ５３のアドレス「Ｆ００５（Ｈ）」の入力ポート２レベルデータ（_PT_IN2_OLD）（図２３７）に記憶されているデータを取得し、取得したデータが「０」か否かを判断する。

さらにまた、取得したデータが「０」であると判断したときは、次に、ＲＷＭ５３のアドレス「Ｆ００６（Ｈ）」の入力ポート４レベルデータ（_PT_IN4_OLD）（図２３７）に記憶されているデータを取得し、取得したデータと「１１１１１１１１（Ｂ）」との論理積（ＡＮＤ）演算を行い、その結果が「０」であるか否かを判断する。

さらに、上記の論理積演算の結果が「０」であると判断したときは、次に、第＃ストップスイッチ４２の立ち上がりデータがオンであるか否かを判断する。

【２４１８】

そして、第＃ストップスイッチ４２の立ち上がりデータがオンであると判断したときは、第＃ストップスイッチ４２の操作に基づく第＃リール３１の停止制御を実行する。

これに対し、アドレス「Ｆ００５（Ｈ）」の入力ポート２レベルデータ（_PT_IN2_OLD）に記憶されているデータが「０」でないと判断したとき、上記の論理積演算の結果が「０」でないと判断したときは、第＃ストップスイッチ４２の操作に基づく第＃リール３１の停止制御を実行しない。

これにより、複数のリール３１が定速で回転し、かつスタートスイッチ４１の操作が受け付けられている状況下で、第＃ストップスイッチ４２（たとえば、左ストップスイッチ４２）の操作が受け付けられた場合に、第＃ストップスイッチ４２（たとえば、左ストップスイッチ４２）の操作に基づく第＃リール３１（たとえば、左リール３１）の停止制御を実行しないようにすることができる。

【２４１９】

また、上述したように、本実施形態では、第＃リール３１の停止制御を実行するときには、アドレス「Ｆ００５（Ｈ）」の入力ポート２レベルデータ（_PT_IN2_OLD）に記憶さ

10

20

30

40

50

れているデータ、及びアドレス「F006(H)」の入力ポート4レベルデータ(_PT_IN4_OLD)に記憶されているデータをチェックするが、設定キースイッチ152の信号が入力される入力ポートのデータについてはチェックしない。

【2420】

たとえば、設定キースイッチ152の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートに対応するRWM53のレベルデータはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートのデータのうち、設定キースイッチ152の信号に対応するビットはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートに対応するRWM53のレベルデータのうち、設定キースイッチ152の信号に対応するビットはチェックしないこと等が挙げられる。

10

【2421】

このため、複数のリール31が定速で回転し、設定キースイッチ152の信号が入力され（設定キースイッチ152の信号がオンであり）、かつフロントドア12が閉じている（ドアスイッチ17がオフである）状況下で、第#ストップスイッチ42の操作が受け付けられた場合には、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行可能とする。

【2422】

ここで、スタートスイッチ41を操作した後、スタートスイッチ41を離したにもかかわらず、スタートスイッチ41の劣化により、スタートスイッチ41の操作が受け付けられたままの状態になってしまうおそれがある。

20

そして、スタートスイッチ41の操作が受け付けられたままの状態では、本実施形態では、第#ストップスイッチ42が操作されても、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

【2423】

同様に、ベットスイッチ40（1ベットスイッチ40a、3ベットスイッチ40b）を操作した後、ベットスイッチ40を離したにもかかわらず、ベットスイッチ40の劣化により、ベットスイッチ40の操作が受け付けられたままの状態になったとき、及び精算スイッチ43を操作した後、精算スイッチ43を離したにもかかわらず、精算スイッチ43の劣化により、精算スイッチ43の操作が受け付けられたままの状態になったときについても、第#ストップスイッチ42が操作されても、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

30

【2424】

これにより、遊技者は、第#ストップスイッチ42を操作しても、第#リール31が停止しないので、スロットマシン10に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマシン10に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ40、スタートスイッチ41、精算スイッチ43の操作が受け付けられたままの状態になったとしても、メイン制御基板50及びサブ制御基板80のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

40

【2425】

また、遊技の途中で設定キースイッチ152がオンになる（設定キースイッチ152の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ152の信号が入力された（設定キースイッチ152の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、複数のリール31が定速で回転し、設定キースイッチ152の信号が入力され（設定キースイッチ152の信号がオンであり）、かつフロントドア12が閉じている（ドアスイッチ17がオフである）状況下で、第#ストップスイッチ42の操作が受け付けられた場合には、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行可能とする。

50

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

【2426】

一方、設定キースイッチ152の信号がオンである状況下では、設定キースイッチ152の信号がオンであることに基づいて所定の外部信号（たとえば、エラー等を知らせるための外部信号4（第11実施形態の図33））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン10において、何らかのエラーが発生したことを把握することができる。

なお、設定キースイッチ152の信号がオンである状況下において、設定キースイッチ152の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号X（第11実施形態の図33の外部信号1～5以外））を出力するように構成してもよい。

10

【2427】

以上、本発明の第30実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（1）上記実施形態では、全リール停止チェックにおいて、3番目（最後）に操作されたストップスイッチ42に対応するリール31についての第#リール管理タイム（_WK_RL#_TIME）のデータのみチェックしたが、これに限らない。

たとえば、全リール停止チェックにおいて、すべてのリール31についての第#リール管理タイム（_WK_RL#_TIME）のデータをチェックしてもよい。

【2428】

具体的には、全リール停止チェックにおいて、まず、第1リール管理タイム（_WK_RL1_TIME）に記憶されているデータをAレジスタに記憶する。

20

次に、Aレジスタ値と、第2リール管理タイム（_WK_RL2_TIME）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタ値に記憶する。

次に、Aレジスタ値と、第3リール管理タイム（_WK_RL3_TIME）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタ値に記憶する。

【2429】

そして、Aレジスタ値が「0」であるか否かを判断し、Aレジスタ値が「0」でない（「No」）と判断したときは、第1リール管理タイム（_WK_RL1_TIME）に記憶されているデータをAレジスタに記憶する処理に戻る。すなわち、第1リール管理タイム（_WK_RL1_TIME）に記憶されているデータをAレジスタに記憶する処理以降の処理を繰り返す。この場合、図238のステップS291以降の処理に進まない。

30

これに対し、Aレジスタ値が「0」である（「Yes」）と判断したときは、全リール停止チェックを終了し、図238のステップS291に進み、その後、ステップS294に進む。これにより、表示判定、及び入賞時のメダル払出し処理（M_WIN_PAY）を順次実行する。

【2430】

ここで、左リール31が停止し、中リール31及び右リール31が定速で回転している場合において、中ストップスイッチ42、右ストップスイッチ42の順に、これらが素早く操作されたとする。そして、中ストップスイッチ42の操作が受け付けられ、その後、中リール31が停止する前に、右ストップスイッチ42の操作が受け付けられたとする。このとき、中ストップスイッチ42の操作が受け付けられてから、中リール31が停止するまでの移動図柄数（すべりコマ数）が「4」に設定され、右ストップスイッチ42の操作が受け付けられてから、右リール31が停止するまでの移動図柄数が「0」に設定されたとする。このようなときに、先に右リール31が停止し、その後に中リール31が停止することがある。

40

【2431】

すなわち、3番目（最後）に操作されたストップスイッチ42に対応するリール31が2番目（先）に停止し、2番目に操作されたストップスイッチ42に対応するリール31が3番目（最後）に停止することがある。

この場合、上記実施形態のように、全リール停止チェックにおいて、3番目（最後）に操

50

作されたストップスイッチ 4 2 に対応するリール 3 1 についての第 # リール管理タイマ (_WK_RL#_TIME) のデータのみチェックしても、すべてのリール 3 1 についての 4 相励磁出力が終了したことを判断することができない。

【 2 4 3 2 】

そこで、この変形例 (1) のように、全リール停止チェックにおいて、すべてのリール 3 1 についての第 # リール管理タイマ (_WK_RL#_TIME) のデータをチェックすることにより、ストップスイッチ 4 2 の操作順序と、リール 3 1 の停止順序とが入れ替わってしまっても、すべてのリール 3 1 についての 4 相励磁出力が終了したことを判断することができ、すべてのリール 3 1 についての 4 相励磁出力を行う所定期間が経過した後に、入賞時のメダル払出し処理 (M_WIN_PAY) を実行することができる。

10

【 2 4 3 3 】

(2) 上記実施形態では、図 2 4 0 のステップ S 1 3 3 7 において、入力ポートレベルデータありを示すフラグとして、フラグレジスタのキャリーフラグ用のビットに「 1 」をセットしたが、これに限らない。

たとえば、入力ポートレベルデータありを示すフラグとして、RWM 5 3 の所定の記憶領域に所定の情報を記憶してもよい。

この場合、RWM 5 3 の所定の記憶領域に記憶した所定の情報は、フラグレジスタのビットデータのように何らかの演算処理が実行されるとクリアされるものではないので、たとえば、図 2 4 0 の入力検査におけるステップ S 1 3 3 1 より前に、RWM 5 3 の所定の記憶領域に記憶した所定の情報をクリアする処理を実行する。

20

【 2 4 3 4 】

(3) 上記実施形態では、複数のリール 3 1 が定速で回転し、かつスタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作が受け付けられた場合に、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しないとした。

しかし、これに限らず、たとえば、複数のリール 3 1 が定速で回転し、かつスタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作が受け付けられた場合に、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にしてもよい。

【 2 4 3 5 】

これにより、たとえば、最初に左ストップスイッチ 4 2 を操作し、2 番目に中ストップスイッチ 4 2 を操作したにもかかわらず、左ストップスイッチ 4 2 を操作したときに、スタートスイッチ 4 1 の劣化等により、スタートスイッチ 4 1 の操作が受け付けられたままの状態であることによって、最初に中ストップスイッチ 4 2 が操作されたと判断されてしまうことを防止することができる。

30

【 2 4 3 6 】

特に、AT 機において、最初に左ストップスイッチ 4 2 を操作したにもかかわらず、最初に中ストップスイッチ 4 2 が操作されたと判断されてしまうと、押し順ミスとなり、遊技者に不利益を与えてしまうところ、スタートスイッチ 4 1 の操作が受け付けられていても、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能とすることにより、AT 中の押し順ミスとなるような事態の発生を防止することができる。

40

【 2 4 3 7 】

具体的には、たとえば、1 B B 遊技 (1 B B 作動時) の一般遊技中に、役抽選手段 6 1 で当選番号「 1 0 」に当選し、小役 A 1 条件装置 (図 1 2 4) が作動した遊技では、正解押し順は、左中右となるが、このとき、最初に左ストップスイッチ 4 2 を操作したにもかかわらず、最初に中ストップスイッチ 4 2 が操作されたと判断されてしまうと、押し順ミスとなり、小役 1 3 ~ 1 7 のいずれか (3 枚役) が入賞する。

これでは、遊技者に不利益を与えてしまうところ、スタートスイッチ 4 1 の操作が受け付けられていても、左ストップスイッチ 4 2 の操作に基づく左リール 3 1 の停止制御を実行可能とすることにより、正解押し順となり、小役 0 1 (1 5 枚役) が入賞するので、AT

50

中の押し順ミスとなるような事態の発生を防止することができる。

たとえば、役抽選手段 6 1 で当選番号「1 6」に当選し、小役 B 1 条件装置（図 1 2 5）が作動した場合についても同様である。

【2 4 3 8】

なお、この変形例のように、スタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にした場合においても、設定キースイッチ 1 5 2 の信号のオン／オフにかかわらず、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にしてもよい。また、設定キースイッチ 1 5 2 の信号がオンのときは、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しないようにしてもよい。

10

【2 4 3 9】

（4）たとえば、第 1 のストップスイッチ 4 2 の操作が受け付けられ、その後、第 1 のストップスイッチ 4 2 の操作が受け付けられたままの状況下で、第 2 のストップスイッチ 4 2 の操作を受け付け可能にするとともに、第 2 のストップスイッチ 4 2 の操作に基づいて、対応するリール 3 1 の停止制御を実行可能にしてもよい。

【2 4 4 0】

これにより、たとえば、左ストップスイッチ 4 2、中ストップスイッチ 4 2、右ストップスイッチ 4 2 の順序で操作したにもかかわらず、中ストップスイッチ 4 2 を操作したときに、ストップスイッチ 4 2 の劣化等により、左ストップスイッチ 4 2 の操作が受け付けられたままの状態であることによって、2 番目に右ストップスイッチ 4 2 が操作されたと判断されてしまうことを防止することができる。

20

【2 4 4 1】

特に、A T 機において、左ストップスイッチ 4 2、中ストップスイッチ 4 2、右ストップスイッチ 4 2 の順序で停止操作を行った場合において、2 番目に中ストップスイッチ 4 2 を操作したにもかかわらず、2 番目に右ストップスイッチ 4 2 が操作されたと判断されてしまうと、押し順ミスとなり、遊技者に不利益を与えてしまうところ、いずれかのストップスイッチ 4 2 の操作が受け付けられたままの状態であっても、他のストップスイッチ 4 2 の操作を受け付け可能にするとともに、この他のストップスイッチ 4 2 の操作に基づいて、対応するリール 3 1 の停止制御を実行可能とすることにより、A T 中の押し順ミスとなるような事態の発生を防止することができる。

30

【2 4 4 2】

具体的には、たとえば、1 B B 遊技（1 B B 作動時）の一般遊技中に、役抽選手段 6 1 で当選番号「1 0」に当選し、小役 A 1 条件装置（図 1 2 4）が作動した遊技では、正解押し順は、左中右となるが、このとき、2 番目に中ストップスイッチ 4 2 を操作したにもかかわらず、2 番目に右ストップスイッチ 4 2 が操作されたと判断されてしまうと、押し順ミスとなり、小役 1 3 ～ 1 7 のいずれか（3 枚役）が入賞する。

これでは、遊技者に不利益を与えてしまうところ、左ストップスイッチ 4 2 の操作が受け付けられていても、中ストップスイッチ 4 2 の操作に基づく中リール 3 1 の停止制御を実行可能とすることにより、正解押し順となり、小役 0 1（1 5 枚役）が入賞するので、A T 中の押し順ミスとなるような事態の発生を防止することができる。

40

たとえば、役抽選手段 6 1 で当選番号「1 6」に当選し、小役 B 1 条件装置（図 1 2 5）が作動した場合についても同様である。

【2 4 4 3】

なお、この変形例のように、第 1 のストップスイッチ 4 2 の操作が受け付けられたままの状況下で、第 2 のストップスイッチ 4 2 の操作に基づくリール 3 1 の停止制御を実行可能にした場合においても、設定キースイッチ 1 5 2 の信号のオン／オフにかかわらず、ストップスイッチ 4 2 の操作に基づくリール 3 1 の停止制御を実行可能にしてもよい。また、設定キースイッチ 1 5 2 の信号がオンのときは、ストップスイッチ 4 2 の操作に基づくリール 3 1 の停止制御を実行しないようにしてもよい。

【2 4 4 4】

50

(5) 上記実施形態では、リール31及びモータ32を停止させるときに、リール31を停止させるための励磁出力として、モータ32(ステッピングモータ)に4相励磁出力を行うとしたが、これに限らない。

リール31及びモータ32を停止させるときに、リール31を停止させるための励磁出力として、たとえば、1相励磁出力を行ってもよく、2相励磁出力を行ってもよく、3相励磁出力を行ってもよい。また、まず、2相励磁出力を行って、弱めのブレーキをかけ、その後、2相励磁出力から4相励磁出力に切り替えて、強めのブレーキをかけることにより、リール31及びモータ32の回転を停止させるようにしてもよい。

【2445】

(6) 図237に示した入力ポート2~4レベルデータの各ビットの内容や配置は、あくまでも例示であり、この内容や配置に限定されるものではない。入力ポート2~4レベルデータの各ビットの内容や配置は、適宜設定することができる。

たとえば、アドレス「F005(H)」の入力ポート2レベルデータ(_PT_IN2_OLD)のD4ビットについて、打ち止め解除信号のオン/オフを記憶せず、未使用にしてもよい。

【2446】

また、たとえば、アドレス「F006(H)」の入力ポート4レベルデータ(_PT_IN4_OLD)について、D1ビットに設定・リセットスイッチ信号のオン/オフを記憶せず、D0~D2ビットを未使用にしてもよい。

さらにまた、たとえば、「F006(H)」の入力ポート4レベルデータ(_PT_IN4_OLD)のD0~D2ビットに第1~第3ストップスイッチ信号のオン/オフをそれぞれ記憶するようにしてもよい。

さらに、入力ポート2~4レベルデータの各ビットの内容や配置に応じて、図240における入力検査のフローチャートも適宜変更することができる。

【2447】

なお、設定キースイッチ152の信号が入力される入力ポートと、ベットスイッチ40、スタートスイッチ41、ストップスイッチ42の信号が入力される入力ポートとを異ならせることが好ましいが、ベットスイッチ40、スタートスイッチ41、ストップスイッチ42の信号が入力される入力ポートに設定キースイッチ152の信号が入力されるようにしてもよい。

また、上記実施形態では、RWM53の入力ポート2~4レベルデータの記憶領域に記憶されているデータを取得して、各信号のオン/オフを判断したが、RWM53に記憶されているデータを取得するのではなく、入力ポート2~4に入力される信号を直接取得して、各信号のオン/オフを判断してもよい。

【2448】

(7) 図240の入力検査のフローチャートにおいて、ステップS1331では、アドレス「F005(H)」の入力ポート2レベルデータ(_PT_IN2_OLD)のデータを取得し、ステップS1332では、投入センサ1信号、投入センサ2信号、打ち止め解除信号がオンであるか否かを判断したが、たとえば、ステップS1331及びS1332の処理を行わなくてもよい。

【2449】

また、たとえば、「F006(H)」の入力ポート4レベルデータ(_PT_IN4_OLD)のD0~D2ビットに第1~第3ストップスイッチ信号のオン/オフをそれぞれ記憶するとともに、D3ビットに精算スイッチ信号、D4ビットに1ベットスイッチ信号、D5ビットに2ベットスイッチ信号、D6ビットに3ベットスイッチ信号、D7ビットにスタートスイッチ信号のオン/オフをそれぞれ記憶する。

そして、たとえば、図240の入力検査のフローチャートにおいて、ステップS1331~S1334の処理を行わず、ステップS1335~S1337の処理のみを行うようにしてもよい。

(8) 第1~第30実施形態、及び第1~第30実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

10

20

30

40

50

【2450】

<第31実施形態>

第31実施形態は、RWM53の第#リールモータ信号データ（_PT_MOTOR#）（図134）に記憶されているデータに基づいて、リール31を停止させるための4相励磁出力を行う所定期間が経過したか否かを判断する。また、4相励磁出力を行う所定期間内は、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、第#リールモータ信号データ（_PT_MOTOR#）に記憶されているデータが、停止時パルスデータ「00000000（B）」になると、4相励磁出力を行う所定期間が経過した（4相励磁出力が終了した）と判断し、その後、入賞時のメダル払出し処理（M_WIN_PAY）を実行するものである。

10

【2451】

リール31の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT及びメイン遊技状態については、第23実施形態と同様である。

図242は、第31実施形態におけるメイン処理（M_MAIN）を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

図242に示す第31実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

【2452】

また、第31実施形態のメイン処理（M_MAIN）においても、図139のステップS295～ステップS300の処理を実行するが、図242では、ステップS295～ステップS300の処理の図示を省略している。

20

以下、図139と異なる点を主として説明する。

【2453】

図242に示すように、第31実施形態では、ステップS751のスタートスイッチ受付処理（M_START_CTL）を実行すると、次はステップS1351に進む。

ステップS1351に進むと、メイン制御基板50は、リール停止受付チェックを実行する。この処理は、第25実施形態の図194のリール停止受付チェック（M_STOP_CHK）と同様の処理である。

具体的には、図194のステップS1016～S1017に相当する処理により、図133のアドレス「F017（H）」の入力ポート立ち上がりデータA（_PT_IN_A_UP）のデータを取得し、D0～D2ビット（左、中、右ストップスイッチ信号）のいずれかがオンであるか否かを判断する。これにより、いずれかのストップスイッチ42の操作が受け付けられたか否かを判断する。

30

【2454】

また、いずれかのストップスイッチ42の操作が受け付けられたと判断すると、次に、図194のステップS1022～S1023に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ42の操作が受け付けられた瞬間のリール31の位置とに基づいて、リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、第#リール図柄番号（停止位置用）（図135～図137）に記憶する。

40

さらに、図194のステップS1024における停止図柄セット（M_STOPPIC_SET）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（_WK_STOP_PIC1～9）を更新する。

そして、ステップS1351の処理（第25実施形態の図194のリール停止受付チェック（M_STOP_CHK）に相当する処理）以降に実行される割込み処理により、第#リール図柄番号（通過位置用）（図135～図137）と第#リール図柄番号（停止位置用）とが同一値になったと判断すると、第#リールモータ信号データ（_PT_MOTOR#）（図134）に、減速時パルスデータ「00001111（B）」（4相オン）をセットする。これにより、第#リール31のモータ32への4相励磁出力を開始する。

【2455】

50

なお、第#リール図柄番号（通過位置用）と第#リール図柄番号（停止位置用）とが同一値になり、かつ第#リール13の1図柄のステップ番号が予め定めた値（たとえば、「3」）になったときに、第#リールモータ信号データに減速時パルスデータ「00001111（B）」をセットして、第#リール31のモータ32への4相励磁出力を開始してもよい。

そして、ステップS1351のリール停止受付チェックが終了すると、次にステップS1352に進む。

【2456】

ステップS1352に進むと、メイン制御基板50は、すべてのリール31について、ステップS1351のリール停止受付チェックが終了したか否かを判断する。すなわち、すべてのストップスイッチ42の操作が受け付けられたか否かを判断する。

10

ここで、ステップS1352において、すべてのリール31についてのリール停止受付チェックが終了していないと判断したときは、ステップS1351に戻る。この場合、ステップS1351及びステップS1352の処理を繰り返す。

これに対し、ステップS1352において、すべてのリール31についてのリール停止受付チェックが終了したと判断したときは、次のステップS1353に進む。

【2457】

ステップS1353では、メイン制御基板50は、RWM53のアドレス「F012（H）」の入力ポートレベルデータA（_PT_IN_A_LV）（図133）に記憶されているデータをAレジスタに記憶する。そして、次のステップS1354に進む。

20

ステップS1354に進むと、メイン制御基板50は、いずれかのストップスイッチ信号がオンである（いずれかのストップスイッチ42の操作が受け付けられている）か否かを判断する。

【2458】

具体的には、メイン制御基板50は、Aレジスタ値と「00000111（B）」との論理積（AND）演算を行い、その結果が「0」であるか否かを判断する。これにより、いずれかのストップスイッチ信号がオンであるか否か、すなわち、いずれかのストップスイッチ42の操作が受け付けられているか否かを判断する。

そして、上記の論理積演算の結果が「0」でないときは、いずれかのストップスイッチ信号がオンである（いずれかのストップスイッチ42の操作が受け付けられている）と判断し、ステップS1354で「Yes」となり、ステップS1353に戻る。

30

これに対し、上記の論理積演算の結果が「0」であるときは、いずれのストップスイッチ信号もオフである（いずれのストップスイッチ42の操作も受け付けられていない）と判断し、ステップS1354で「No」となり、ステップS291に進む。

【2459】

ここで、左ストップスイッチ42、中ストップスイッチ42、及び右ストップスイッチ42のうち、少なくとも1つの操作が受け付けられているときは、少なくとも1つのストップスイッチ信号がオンになり、入力ポートレベルデータA（_PT_IN_A_LV）のD0～D2ビットの少なくとも1つが「1」になる。

また、入力ポートレベルデータA（_PT_IN_A_LV）のD0～D2ビットの少なくとも1つが「1」であるときは、上記の論理積演算の結果は「0」にならない。

40

そして、上記の論理積演算の結果が「0」でないときは、ステップS1354で「Yes」となり、ステップS1353に戻る。すなわち、ステップS1353及びステップS1354の処理を繰り返す。この場合、ステップS291以降の処理に進まないで、表示判定は実行されず、入賞時のメダル払出し処理（M_WIN_PAY）も実行されない。

【2460】

これに対し、左ストップスイッチ42、中ストップスイッチ42、及び右ストップスイッチ42がいずれも離されているときは、左ストップスイッチ信号、中ストップスイッチ信号、及び右ストップスイッチ信号がいずれもオフになり、入力ポートレベルデータA（_PT_IN_A_LV）のD0～D2ビットがいずれも「0」になる。

50

また、入力ポートレベルデータ A (_PT_IN_A_LV) の D 0 ~ D 2 ビットがいずれも「0」であるときは、上記の論理積演算の結果は「0」になる。

そして、上記の論理積演算の結果が「0」であるときは、ステップ S 1 3 5 4 で「No」となり、ステップ S 2 9 1 に進む。

【2 4 6 1】

ステップ S 2 9 1 に進むと、メイン制御基板 5 0 は、表示判定を実行する。

具体的には、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断する。

また、メダルの払出し（付与）が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数（付与数）を決定する。そして、ステップ S 2 9 2 に進む。

なお、決定したメダルの払出し数（付与数）は、所定のレジスタにのみ記憶（保存）し、RWM 5 3 には記憶（保存）しないようにしてもよく、また、RWM 5 3 に記憶（保存）してもよい。

【2 4 6 2】

また、ステップ S 2 9 2 で「No」となり、ステップ S 2 9 3 の処理を実行すると、ステップ S 1 3 5 5 に進む。

ステップ S 1 3 5 5 では、メイン制御基板 5 0 は、3 番目（最後）に操作されたストップスイッチ 4 2 に対応するリール 3 1 のモータ 3 2 に 4 相励磁出力中か否かを判断する。

具体的には、メイン制御基板 5 0 は、3 番目（最後）に操作されたストップスイッチ 4 2 に対応するリール 3 1 についての第 # リールモータ信号データ (_PT_MOTOR#) （図 1 3 4）を取得し、その値が「0」であるか否かを判断する。

【2 4 6 3】

そして、第 # リールモータ信号データ (_PT_MOTOR#) の値が「0」でないときは、4 相励磁出力中であると判断し、ステップ S 1 3 5 5 で「Yes」となり、再度、ステップ S 1 3 5 5 の処理を実行する。

これに対し、第 # リールモータ信号データ (_PT_MOTOR#) の値が「0」であるときは、4 相励磁出力中でないと判断し、ステップ S 1 3 5 5 で「No」となり、ステップ S 2 9 4 に進む。

【2 4 6 4】

ここで、3 番目（最後）に操作されたストップスイッチ 4 2 が、右ストップスイッチ 4 2 であるとする。この場合、ステップ S 1 3 5 5 では、メイン制御基板 5 0 は、右リール 3 1 に対応する第 3 リールモータ信号データ (_PT_MOTOR3) （図 1 3 4）を取得する。

また、右リール 3 1 の減速開始時には、第 3 リールモータ信号データ (_PT_MOTOR3) に、減速時パルスデータ「0 0 0 0 1 1 1 1 (B)」（4 相オン）が記憶され、4 相励磁出力を行う所定期間が経過すると、第 3 リールモータ信号データ (_PT_MOTOR3) に、停止時パルスデータ「0 0 0 0 0 0 0 0 (B)」が記憶される。

【2 4 6 5】

そして、第 3 リールモータ信号データ (_PT_MOTOR3) の値が「0」でないときは、ステップ S 1 3 5 5 で「Yes」となり、再度、ステップ S 1 3 5 5 の処理を実行する。すなわち、ステップ S 1 3 5 5 の処理を繰り返す。この場合、ステップ S 2 9 4 には進まない。

これに対し、第 3 リールモータ信号データ (_PT_MOTOR3) の値が「0」であるときは、ステップ S 1 3 5 5 で「No」となり、ステップ S 2 9 4 に進む。これにより、入賞時のメダル払出し処理 (M_WIN_PAY) を実行可能となる。

【2 4 6 6】

ステップ S 2 9 4 に進むと、メイン制御基板 5 0 は、入賞時のメダル払出し処理 (M_WIN_PAY) を実行する。すなわち、クレジット数が上限値「5 0」に到達していないときは、クレジット数を加算し、クレジット数が上限値「5 0」に到達しているときは、ホッパーモータ 3 6 を駆動させて、実際のメダルをホッパー 3 5 から払い出す。なお、クレジット数が上限値「5 0」に到達しているか否かの判断は、たとえば、図 4 9 のステップ S 3 9 4 において行う。

【2467】

ここで、たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置（図124）が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となったとする。

さらに、2個のリール31が停止し、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、3枚の払出しとなる小役13に対応する図柄組合せ（図119）が停止表示可能となったとする。

【2468】

このような状況下で、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた後、3個目のリール31に対応するストップスイッチ42が離されても、3個目のリール31に対応する第#リールモータ信号データ（_PT_MOTOR#）に、3個目のリール31を停止させるための4相励磁出力を行うことを示す減速時パルスデータ「00001111（B）」（4相オン）が記憶されているときは、図242のステップS1355で「Yes」となり、ステップS294に進まないで、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

10

【2469】

すなわち、3個目のリール31に対応する第#リールモータ信号データ（_PT_MOTOR#）に、減速時パルスデータ「00001111（B）」が記憶されているときは、3個目のリール31を停止させるための4相励磁出力が継続し、図242のステップS1355を繰り返すため、ステップS294に進まないで、3個目のリール31に対応するストップスイッチ42が離されても、入賞時のメダル払出し処理（M_WIN_PAY）処理を実行しない。

20

【2470】

そして、3個目のリール31に対応する第#リールモータ信号データ（_PT_MOTOR#）に記憶されているデータが、停止時パルスデータ「00000000（B）」になると、3個目のリール31を停止させるための4相励磁出力が終了し、図242のステップS1355で「No」となり、ステップS294に進むので、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

また、入賞時のメダル払出し処理（M_WIN_PAY）では、クレジット数が上限値「50」に到達するまでは、クレジット数を加算する処理を実行し、クレジット数が上限値「50」に到達すると、ホッパーモータ36の駆動信号を出力する処理を実行し、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図49のステップS394において行う。

30

【2471】

このように、本実施形態においても、第29実施形態及び第30実施形態と同様に、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた後、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過する前（たとえば、3個目のリール31を停止させるための4相励磁出力を行っているタイミングや、3個目のリール31を停止させるための4相励磁出力を行う前のタイミング）に、3個目のリール31に対応するストップスイッチ42が離されても、入賞時のメダル払出し処理（M_WIN_PAY）を実行せず、その所定期間の経過後に、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。

40

これにより、モータ32（ステッピングモータ）に4相励磁をかけている間は、ホッパーモータ36（DCモータ）を駆動させず、モータ32の4相励磁の終了後に、ホッパーモータ36を駆動させることができるので、ホッパーモータ36を駆動させるために必要な電流を確保することができる。すなわち、ホッパーモータ36を駆動させるために必要な電流を確実に確保することができ、ひいては、ホッパーモータ36を確実に駆動させることができる。

【2472】

50

また、本実施形態では、第 # リール 3 1 の減速開始時には、第 # リールモータ信号データ (_PT_MOTOR#) に、減速時パルスデータ「 0 0 0 0 1 1 1 1 (B) 」 (4 相オン) が記憶され、4 相励磁出力を行う所定期間が経過すると、第 # リールモータ信号データ (_PT_MOTOR#) に、停止時パルスデータ「 0 0 0 0 0 0 0 0 (B) 」が記憶される。

そして、第 # リールモータ信号データ (_PT_MOTOR#) に減速時パルスデータ「 0 0 0 0 1 1 1 1 (B) 」が記憶されているときは、第 # リール 3 1 のモータ 3 2 の 4 相励磁出力を継続し、第 # リールモータ信号データ (_PT_MOTOR#) に記憶されているデータが停止時パルスデータ「 0 0 0 0 0 0 0 0 (B) 」になると、第 # リール 3 1 のモータ 3 2 の 4 相励磁出力を終了する。

【 2 4 7 3 】

これにより、第 # リールモータ信号データ (_PT_MOTOR#) に記憶されているデータをチェックすることで、第 # リール 3 1 のモータ 3 2 に 4 相励磁出力を行う所定期間が経過したか否か (4 相励磁出力を行っているか否か) を容易に判断することができる。

特に、本実施形態では、3 番目 (最後) に操作されたストップスイッチ 4 2 に対応するリール 3 1 についての第 # リールモータ信号データ (_PT_MOTOR#) のデータのみチェックするので、4 相励磁出力が終了したか否かを判断するための処理を簡素化することができる、プログラムによる ROM の使用量を削減することができる。

【 2 4 7 4 】

また、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられた後、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されれば、図 2 4 2 のステップ S 1 3 5 4 で「 N o 」となり、ステップ S 2 9 1 に進むので、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行っている状況下であっても、表示判定を実行する。そして、表示判定において、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断し、メダルの払出し (付与) が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数 (付与数) を決定する。

【 2 4 7 5 】

さらに、ステップ S 2 9 1 でメダルの払出し数 (付与数) を決定した後、ステップ S 1 3 5 5 に進み、3 個目のリール 3 1 に対応する第 # リールモータ信号データ (_PT_MOTOR#) に記憶されているデータをチェックすることで、3 個目のリール 3 1 を停止させるための 4 相励磁出力が終了したか否かを判断する。

そして、3 個目のリール 3 1 に対応する第 # リールモータ信号データ (_PT_MOTOR#) に記憶されているデータが、停止時パルスデータ「 0 0 0 0 0 0 0 0 (B) 」になると、3 個目のリール 3 1 を停止させるための 4 相励磁出力が終了したと判断し、図 2 4 2 のステップ S 1 3 5 5 で「 N o 」となり、ステップ S 2 9 4 に進み、入賞時のメダル払出し処理 (M_WIN_PAY) を実行可能となる。

【 2 4 7 6 】

このように、本実施形態では、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されれば、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行っている状況下であっても、表示判定を実行して、メダルの払出し数 (付与数) を決定し、その後、3 個目のリール 3 1 を停止させるための 4 相励磁出力が終了すると、入賞時のメダル払出し処理 (M_WIN_PAY) を実行する。

これにより、3 個目のリール 3 1 を停止させるための 4 相励磁出力が終了する前に、メダルの払出し数 (付与数) を決定することができるので、3 個目のリール 3 1 に対応するストップスイッチ 4 2 が離されてから、入賞時のメダル払出し処理 (M_WIN_PAY) を実行するまでの時間を短縮することができる。

【 2 4 7 7 】

なお、2 個目のリール 3 1 が停止し、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられて、メダルの払出し (付与) が行われる図柄組合せが停止表示可能となった状況下において、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられたままの状態が継続したとする。

10

20

30

40

50

【2478】

この場合、図242のステップS1354で「Yes」となり、ステップS1353及びステップS1354を繰り返し、ステップS291以降の処理に進まないで、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過しても、表示判定を実行せず、したがって、払出し数も決定せず、また、入賞時のメダル払出し処理(M_WIN_PAY)も実行しない。

そして、3個目のリール31に対応するストップスイッチ42が離されると、図242のステップ1354で「No」となり、ステップS291以降の処理に進むので、入賞時のメダル払出し処理(M_WIN_PAY)を実行可能となる。

【2479】

具体的には、たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置(図124)が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13~17のいずれかが入賞可能となったとする。

さらに、2個目のリール31が停止し(リール31を停止させるための励磁出力が終了し)、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、3枚の払出しとなる小役13に対応する図柄組合せ(図119)が停止表示可能となったとする。

【2480】

このような状況下において、3個目のリール31に対応するストップスイッチ42を含むいずれかのストップスイッチ42又はスタートスイッチ41の操作が受け付けられたままの状態が継続したとする。

この場合、図242のステップS1354で「Yes」となり、ステップS1353及びステップS1354を繰り返し、ステップS291以降の処理に進まないで、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過したか否かにかかわらず、表示判定を実行せず、したがって、払出し数も決定せず、また、入賞時のメダル払出し処理(M_WIN_PAY)も実行しない。

【2481】

そして、3個目のリール31に対応するストップスイッチ42を含むすべてのストップスイッチ42及びスタートスイッチ41が離されると、図242のステップ1354で「No」となり、ステップS291以降の処理に進み、さらに、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過すると、図242のステップS1355で「No」となり、ステップS294に進むので、入賞時のメダル払出し処理(M_WIN_PAY)を実行可能となる。

【2482】

このように、メダルの払出し(付与)が行われる図柄組合せが停止表示される遊技において、3個目のリール31に対応するストップスイッチ42が操作し続けられると、表示判定、及び入賞時のメダル払出し処理(M_WIN_PAY)が実行されず、3個目のリール31に対応するストップスイッチ42が離されると、表示判定、及び入賞時のメダル払出し処理(M_WIN_PAY)が実行可能となる。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2483】

なお、3個目のリール31に対応するストップスイッチ42が操作されている状況下において、電源スイッチ11が意図せずにオフとなり電源断処理が実行されてしまった場合であっても、3個目のリール31に対応するストップスイッチ42が操作されている状況で、電源スイッチ11をオンとすることにより、入賞時のメダル払出し処理(M_WIN_PAY)が実行されず、3個目のリール31に対応するストップスイッチ42が離されると、入賞時のメダル払出し処理(M_WIN_PAY)が実行可能となる。

これにより、意図しないタイミングで電源断が発生した場合であっても、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

10

20

30

40

50

【2484】

同様に、たとえば、最後に停止するリール31（たとえば右リール31）のモータ32を含むすべてのリール31のモータ32の4相励磁出力が終わっても、最後に停止するリール31（たとえば右リール31）に対応するストップスイッチ42の操作が受け付けられた状態で、最初に停止したリール31（たとえば左リール31）に対応するストップスイッチ42を操作し、その後、最初に停止したリール31に対応するストップスイッチ42を操作したまま、最後に停止したリール31に対応するストップスイッチ42を離したときは、3個目のリール31を停止させるための4相励磁出力を行う所定期間が経過しても、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、最初に停止したリール31（たとえば、左リール31）に対応するストップスイッチ42が離されると（少なくともすべてのストップスイッチが離されると）、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

10

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2485】

以上、本発明の第31実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（1）上記実施形態では、ステップS1355において、3番目（最後）に操作されたストップスイッチ42に対応するリール31についての第#リールモータ信号データ（_PT_MOTOR#）のデータのみチェックしたが、これに限らない。

20

たとえば、ステップS1355において、すべてのリール31についての第#リールモータ信号データ（_PT_MOTOR#）のデータをチェックしてもよい。

【2486】

具体的には、ステップS1355において、まず、第1リールモータ信号データ（_PT_MOTOR1）に記憶されているデータをAレジスタに記憶する。

次に、Aレジスタ値と、第2リールモータ信号データ（_PT_MOTOR2）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタ値に記憶する。

次に、Aレジスタ値と、第3リールモータ信号データ（_PT_MOTOR3）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタ値に記憶する。

【2487】

30

そして、Aレジスタ値が「0」であるか否かを判断し、Aレジスタ値が「0」でないときは、いずれかのリール31のモータ32について4相励磁出力中であると判断し、ステップS1355で「Yes」となり、再度、ステップS1355の処理を実行する。この場合、ステップS294に進まない。

これに対し、Aレジスタ値が「0」であるときは、いずれのリール31のモータ32についても4相励磁出力中でないと判断し、ステップS1355で「No」となり、ステップS294に進む。これにより、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。

【2488】

ここで、第30実施形態の変形例（1）で説明したように、3番目（最後）に操作されたストップスイッチ42に対応するリール31が2番目に停止し、2番目に操作されたストップスイッチ42に対応するリール31が3番目（最後）に停止することがある。

40

この場合、上記実施形態のように、ステップS1355において、3番目（最後）に操作されたストップスイッチ42に対応するリール31についての第#リールモータ信号データ（_PT_MOTOR#）のデータのみチェックしても、すべてのリール31についての4相励磁出力が終了したことを判断することができない。

【2489】

そこで、この変形例（1）のように、ステップS1355において、すべてのリール31についての第#リールモータ信号データ（_PT_MOTOR#）のデータをチェックすることにより、ストップスイッチ42の操作順序と、リール31の停止順序とが入れ替わってしまっても、すべてのリール31についての4相励磁出力が終了したことを判断することが

50

でき、すべてのリール 3 1 についての 4 相励磁出力を行う所定期間が経過した後に、入賞時のメダル払出し処理 (M_WIN_PAY) を実行することができる。

【2490】

(2) 上記実施形態では、リール 3 1 及びモータ 3 2 を停止させるときに、リール 3 1 を停止させるための励磁出力として、モータ 3 2 (ステッピングモータ) に 4 相励磁出力を行うとしたが、これに限らない。

リール 3 1 及びモータ 3 2 を停止させるときに、リール 3 1 を停止させるための励磁出力として、たとえば、1 相励磁出力を行ってもよく、2 相励磁出力を行ってもよく、3 相励磁出力を行ってもよい。また、まず、2 相励磁出力を行って、弱めのブレーキをかけ、その後、2 相励磁出力から 4 相励磁出力に切り替えて、強めのブレーキをかけることにより、リール 3 1 及びモータ 3 2 の回転を停止させるようにしてもよい。

(3) 第 1 ~ 第 3 1 実施形態、及び第 1 ~ 第 3 1 実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【2491】

<第 3 2 実施形態>

第 3 2 実施形態は、3 番目 (最後) のストップスイッチ 4 2 の操作が受け付けられ、そのストップスイッチ 4 2 の操作が受け付けられた状態が継続している状況下であっても、メダルの払出し数 (付与数) を決定可能とし、メダルの払出し数を決定した後に、いずれかのストップスイッチ 4 2 が操作されているか否かを判断し、いずれのストップスイッチ 4 2 も操作されていないと判断した場合に、入賞時のメダル払出し処理 (M_WIN_PAY) を実行するものである。

【2492】

リール 3 1 の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT 及びメイン遊技状態については、第 2 3 実施形態と同様である。

図 2 4 3 は、第 3 2 実施形態において、RWM 5 3 に記憶されるデータのうち、第 3 2 実施形態に係る主要なデータを示す図である。なお、図 2 4 3 に示すデータは、一部のデータであり、図示したデータ以外にも、種々のデータが RWM 5 3 に記憶される。

図 2 4 3 中、アドレス「F 0 6 7 (H)」の第 1 リール駆動状態 (_WK_RL1_STS) は、第 1 (左) リール 3 1 のモータ 3 2 の駆動状態を示すデータを記憶する記憶領域である。

【2493】

D 0 ~ D 1 ビットの 2 ビットで、第 1 リール 3 1 のモータ 3 2 の駆動状態を示す。図 2 4 3 に示すように、「0 (D)」は、第 1 リール 3 1 のモータ 3 2 が定速状態であり、かつ第 1 リール 3 1 のリールセンサ 3 3 がインデックスを検知した後であることを示す。「1 (D)」は、第 1 リール 3 1 のモータ 3 2 が加速中又は定速状態であり、かつ第 1 リール 3 1 のリールセンサ 3 3 がインデックスを検知する前であることを示す。「3 (D)」は、第 1 リール 3 1 のモータ 3 2 が脱調状態であることを示す。

【2494】

D 2 ビットは、待機演出の実行時であるか否かを示し、「1」は、待機演出の実行時であることを示し、「0」は、待機演出の実行時でないことを示す。

D 3 ビットは、減速開始時であるか否かを示し、「1」は、減速開始時であることを示し、「0」は、減速開始時でないことを示す。

【2495】

D 5 ビットは、脱調準備中 (リール 3 1 の回転に異常が発生している状態) であるか否かを示し、「1」は、脱調準備中であることを示し、「0」は、脱調準備中でないことを示す。

D 6 ビットは、第 1 リール 3 1 のリールセンサ 3 3 がインデックスを検知したか否かを示し、「1」は、検知したことを示し、「0」は、検知していないことを示す。

D 7 ビットは、第 1 リール 3 1 のモータ 3 2 が停止又は減速中であるか否かを示し、「1」は、停止又は減速中でない (加速中又は定速状態である) ことを示し、「0」は、停止又は減速中であることを示す。

【2496】

待機演出の開始時に、第1リール駆動状態（_WK_RL1_STS）のD2ビットに「1」がセットされる。

また、第1ストップスイッチ42の操作が受け付けられたときに、第1リール駆動状態（_WK_RL1_STS）のD3ビットに「1」がセットされる（減速開始状態となる）。

さらにまた、第1リール図柄番号（通過位置用）の更新時に、第1リール図柄番号（通過位置用）が「0」を下回ったときは、第1リール駆動状態（_WK_RL1_STS）のD5ビットに「1」がセットされる。

【2497】

さらに、第1リール31のリールセンサ33の信号を、第1リールセンサ信号と称する。

第1リールセンサ信号は、第1リール31のリールセンサ33がインデックスを検知している状態ではオンになり、第1リール31のリールセンサ33がインデックスを検知していない状態ではオフになる。そして、第1リールセンサ信号がオンからオフになるときに、第1リール駆動状態（_WK_RL1_STS）のD6ビットに「1」がセットされる。

また、第1リール31の回転開始時に、第1リール駆動状態（_WK_RL1_STS）に、「81（H）」（「10000001（B）」）がセットされる。

【2498】

さらにまた、第1リール31のモータ32が定速状態であり、かつD6ビットが「1」であるときに、第1リール駆動状態（_WK_RL1_STS）に、「80（H）」（「10000000（B）」）がセットされる。

さらに、減速開始状態（D3ビットが「1」のとき）において、第1リール図柄番号（通過位置用）と第1リール図柄番号（停止位置用）とが同一値になったときは、第1リール駆動状態（_WK_RL1_STS）に、「0（H）」（「00000000（B）」）がセットされる。すなわち、第1リール31のモータ32を停止させるための4相励磁出力の開始時に、第1リール駆動状態（_WK_RL1_STS）に、「0（H）」がセットされる。

なお、第1リール図柄番号（通過位置用）と第1リール図柄番号（停止位置用）とが同一値になり、かつ第1リール13の1図柄のステップ番号が予め定めた値（たとえば、「3」）になったときに、第1リール駆動状態に「0（H）」をセットしてもよい。

【2499】

また、第1リール駆動状態（_WK_RL1_STS）のD5ビットが「1」であり、かつD6ビットが「0」であるときは、第1リール駆動状態（_WK_RL1_STS）に、「83（H）」（「10000011（B）」）がセットされる。

さらにまた、第1リール駆動状態（_WK_RL1_STS）のD6ビットが「1」であるときは、第1リール駆動状態（_WK_RL1_STS）のD5ビット及びD6ビットに「0」がセットされる。

【2500】

図243中、アドレス「F077（H）」の第2リール駆動状態（_WK_RL2_STS）は、第2（中）リール31のモータ32の駆動状態を示すデータを記憶する記憶領域であり、アドレス「F087（H）」の第3リール駆動状態（_WK_RL3_STS）は、第3（右）リール31のモータ32の駆動状態を示すデータを記憶する記憶領域である。これらの内容は、アドレス「F067（H）」の第1リール駆動状態（_WK_RL1_STS）と同様である。

【2501】

図243中、アドレス「F090（H）」の入力ポート2レベルデータ（_PT_IN2_OLD）は、入力ポート2の各ビットに入力される第1ストップスイッチ信号（D0ビット）、第2ストップスイッチ信号（D1ビット）、第3ストップスイッチ信号（D2ビット）、第1リールセンサ信号（D4ビット）、第2リールセンサ信号（D5ビット）、及び第3リールセンサ信号（D6ビット）のオン／オフを記憶する記憶領域である。

【2502】

第#ストップスイッチ信号は、第#ストップスイッチ42が操作される（停止ボタン42

10

20

30

40

50

a が押し込まれる) とオンになり、第 # ストップスイッチ 4 2 が離される (押し込まれていた停止ボタン 4 2 a が離されて元の位置に戻る) とオフになる。

第 # リールセンサ信号は、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知するとオンになり、インデックスを検知していないときはオフになる。

そして、割込み処理において、入力ポート 2 の各ビットに入力される信号を読み込んで、各信号のオン／オフを判断し、オンであるときは、対応するビットに「1」を記憶し、オフであるときは、対応するビットに「0」を記憶する。

【2503】

図 2 4 4 は、第 3 2 実施形態におけるメイン処理 (M_MAIN) を示すフローチャートであり、第 2 3 実施形態の図 1 3 9 に対応するフローチャートである。

10

図 2 4 4 に示す第 3 2 実施形態のフローチャートにおいて、図 1 3 9 と異なるステップには、ステップ番号にアンダーラインを付し、図 1 3 9 と同一のステップには、同一のステップ番号を付している。

【2504】

また、第 3 2 実施形態のメイン処理 (M_MAIN) においても、図 1 3 9 のステップ S 2 9 5 ～ステップ S 3 0 0 の処理を実行するが、図 2 4 4 では、ステップ S 2 9 5 ～ステップ S 3 0 0 の処理の図示を省略している。

以下、図 1 3 9 と異なる点を主として説明する。

【2505】

図 2 4 4 に示すように、第 3 2 実施形態では、ステップ S 7 5 1 のスタートスイッチ受付処理 (M_START_CTL) を実行すると、次にステップ S 1 3 6 1 に進む。

20

ステップ S 1 3 6 1 に進むと、メイン制御基板 5 0 は、リール停止受付チェックを実行する。この処理は、後述する図 2 4 5 に示す処理である。そして、ステップ S 1 3 6 1 のリール停止受付チェックが終了すると、ステップ S 2 9 1 に進む。

【2506】

ステップ S 2 9 1 に進むと、メイン制御基板 5 0 は、表示判定を実行する。

具体的には、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断する。

また、メダルの払出し (付与) が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数 (付与数) を決定する。そして、ステップ S 2 9 2 に進む。

なお、決定したメダルの払出し数は、所定のレジスタにのみ記憶 (保存) し、RWM 5 3

30

には記憶しないようにしてもよく、また、RWM 5 3 に記憶するようにしてもよい。

【2507】

また、ステップ S 2 9 2 で「No」となり、ステップ S 2 9 3 の処理を実行すると、ステップ S 1 3 6 2 に進む。

ステップ S 1 3 6 2 に進むと、メイン制御基板 5 0 は、いずれかのストップスイッチ信号がオンである (いずれかのストップスイッチ 4 2 の操作が受け付けられている) か否かを判断する。

【2508】

具体的には、ステップ S 1 3 6 2 では、メイン制御基板 5 0 は、まず、RWM 5 3 のアドレス「F 0 9 0 (H)」の入力ポート 2 レベルデータ (_PT_IN2_OLD) (図 2 4 3) に記憶されているデータを A レジスタに記憶する。

40

次に、メイン制御基板 5 0 は、A レジスタ値と「0 0 0 0 0 1 1 1 (B)」との論理積 (AND) 演算を行い、その結果が「0」である (ゼロフラグが「1」である) か否かを判断する。これにより、いずれかのストップスイッチ信号がオンであるか否か、すなわち、いずれかのストップスイッチ 4 2 の操作が受け付けられているか否かを判断する。

【2509】

そして、上記の論理積演算の結果が「0」でない (ゼロフラグが「1」でない) ときは、いずれかのストップスイッチ信号がオンである (いずれかのストップスイッチ 4 2 の操作が受け付けられている) と判断し、ステップ S 1 3 6 2 で「Yes」となり、再度、ステップ S 1 3 6 2 の処理を実行する。すなわち、ステップ S 1 3 6 2 の処理を繰り返す。

50

これに対し、上記の論理積演算の結果が「0」である（ゼロフラグが「1」である）ときは、いずれのストップスイッチ信号もオフである（いずれのストップスイッチ42の操作も受け付けられていない）と判断し、ステップS1362で「No」となり、ステップS294に進む。

【2510】

ここで、左ストップスイッチ42、中ストップスイッチ42、及び右ストップスイッチ42のうち、少なくとも1つの操作が受け付けられているときは、少なくとも1つのストップスイッチ信号がオンになり、入力ポート2レベルデータ（_PT_IN2_OLD）のD0～D2ビットの少なくとも1つが「1」になる。

また、入力ポート2レベルデータ（_PT_IN2_OLD）のD0～D2ビットの少なくとも1つが「1」であるときは、上記の論理積演算の結果は「0」にならない（ゼロフラグが「1」にならない）。

そして、上記の論理積演算の結果が「0」でない（ゼロフラグが「1」でない）ときは、ステップS1362で「Yes」となり、ステップS1362の処理を繰り返す。この場合、ステップS294に進まないため、入賞時のメダル払出し処理（M_WIN_PAY）は実行されない。

【2511】

これに対し、左ストップスイッチ42、中ストップスイッチ42、及び右ストップスイッチ42がいずれも離されているときは、左ストップスイッチ信号、中ストップスイッチ信号、及び右ストップスイッチ信号がいずれもオフになり、入力ポート2レベルデータ（_PT_IN2_OLD）のD0～D2ビットがいずれも「0」になる。

また、入力ポート2レベルデータ（_PT_IN2_OLD）のD0～D2ビットがいずれも「0」であるときは、上記の論理積演算の結果は「0」になる（ゼロフラグが「1」になる）。

そして、上記の論理積演算の結果が「0」である（ゼロフラグが「1」である）ときは、ステップS1362で「No」となり、ステップS294に進む。

【2512】

ステップS294に進むと、メイン制御基板50は、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。すなわち、クレジット数が上限値「50」に到達していないときは、クレジット数を加算し、クレジット数が上限値「50」に到達しているときは、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図49のステップS394において行う。

【2513】

図245は、図244のステップS1361におけるリール停止受付チェックを示すフローチャートである。

ステップS1371では、メイン制御基板50は、リール駆動状態検査を実行する。

まず、RWM53のアドレス「F067（H）」の第1リール駆動状態（_WK_RL1_STS）（図243）に記憶されているデータをAレジスタに記憶する。

次に、Aレジスタ値と、RWM53のアドレス「F077（H）」の第2リール駆動状態（_WK_RL2_STS）（図243）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタに記憶する。

【2514】

次に、Aレジスタ値と、RWM53のアドレス「F087（H）」の第3リール駆動状態（_WK_RL3_STS）（図243）に記憶されているデータとの論理和（OR）演算を行い、その結果をAレジスタに記憶する。

最後に、Aレジスタ値と、「83（H）」（「10000011（B）」）との論理積（AND）演算を行う。

そして、次のステップS1372に進む。

【2515】

ステップS1372に進むと、メイン制御基板50は、すべてのリール31が停止又は減

10

20

30

40

50

速中であるか否かを判断する。

具体的には、ステップ S 1 3 7 1 における A レジスタ値と「83 (H)」(「1 0 0 0 0 0 1 1 (B)」)との論理積演算の結果が「0」である(ゼロフラグが「1」である)か否かを判断する。

【2 5 1 6】

そして、上記の論理積演算の結果が「0」である(ゼロフラグが「1」である)ときは、すべてのリール 3 1 が停止又は減速中であると判断し、ステップ S 1 3 7 2 で「Y e s」となり、本フローチャートによる処理を終了する。

これに対し、上記の論理積演算の結果が「0」でない(ゼロフラグが「1」でない)ときは、いずれかのリール 3 1 のモータ 3 2 が停止又は減速中でない(加速中又は定速状態である)と判断し、ステップ S 1 3 7 2 で「N o」となり、次のステップ S 1 3 7 3 に進む。

【2 5 1 7】

ここで、2 個のリール 3 1 のモータ 3 2 が既に停止している(停止済みである)とする。また、3 個目(最後)のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられたが、そのリール 3 1 のモータ 3 2 を停止させるための 4 相励磁出力がまだ行われていない(4 相励磁出力前である)とする。すなわち、3 個目(最後)のリール 3 1 のモータ 3 2 がまだ定速状態であるとする。

この場合、既に停止している 2 個のリール 3 1 の第 # リール駆動状態(_WK_RL#_STS)(図 2 4 3)は、「0 0 0 0 0 0 0 0 (B)」であるが、3 個目(最後)のリール 3 1 の第 # リール駆動状態(_WK_RL#_STS)(図 2 4 3)は、「1 0 0 0 1 0 0 0 (B)」であるので、すべてのリール 3 1 の第 # リール駆動状態(_WK_RL#_STS)(図 2 4 3)を論理和(OR)演算した結果は、「1 0 0 0 1 0 0 0 (B)」となる。

【2 5 1 8】

したがって、「1 0 0 0 1 0 0 0 (B)」と「83 (H)」(「1 0 0 0 0 0 1 1 (B)」)とを論理積(AND)演算した結果は、「1 0 0 0 0 0 0 0 (B)」となり、「0」にならない(ゼロフラグが「1」にならない)ので、ステップ S 1 3 7 2 で「N o」となり、次のステップ S 1 3 7 3 に進む。

よって、図 2 4 4 のステップ S 2 9 1 には進まないの、表示判定を実行せず、メダルの払出し数(付与数)も決定しない。

【2 5 1 9】

また、2 個のリール 3 1 のモータ 3 2 が既に停止している(停止済みである、リール 3 1 を停止させるための 4 相励磁出力が終了している)とする。そして、3 個目(最後)のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられ、そのリール 3 1 のモータ 3 2 を停止させるための 4 相励磁出力が既に行われた(4 相励磁出力後である)とする。すなわち、3 個目(最後)のリール 3 1 のモータ 3 2 も既に停止しているとする。

この場合、3 個のリール 3 1 の第 # リール駆動状態(_WK_RL#_STS)(図 2 4 3)は、いずれも「0 0 0 0 0 0 0 0 (B)」であるので、3 個のリール 3 1 の第 # リール駆動状態(_WK_RL#_STS)(図 2 4 3)を論理和(OR)演算した結果は、「0 0 0 0 0 0 0 0 (B)」となる。

【2 5 2 0】

したがって、「0 0 0 0 0 0 0 0 (B)」と「83 (H)」(「1 0 0 0 0 0 1 1 (B)」)とを論理積(AND)演算した結果は、「0 0 0 0 0 0 0 0 (B)」となり、「0」になる(ゼロフラグが「1」になる)ので、ステップ S 1 3 7 2 で「Y e s」となり、本フローチャートによる処理を終了する。

よって、図 2 4 4 のステップ S 2 9 1 に進むので、表示判定を実行し、メダルの払出し数(付与数)も決定可能となる。

【2 5 2 1】

また、図 2 4 5 のステップ S 1 3 7 3 に進むと、メイン制御基板 5 0 は、すべてのリール 3 1 について、モータ 3 2 が定速状態かつリールセンサ 3 3 がインデックス検知後であるか否かを判断する。

具体的には、メイン制御基板 50 は、Aレジスタ値と、「03 (H)」(「00000011 (B)」)との論理積 (AND) 演算を行い、その結果が「0」である (ゼロフラグが「1」である) か否かを判断する。これにより、すべてのリール 31 について、モータ 32 が定速状態かつリールセンサ 33 がインデックス検知後であるか否かを判断する。

【2522】

そして、上記の論理積演算の結果が「0」でない (ゼロフラグが「1」でない) ときは、少なくとも1つのリール 31 について、モータ 32 が定速状態かつリールセンサ 33 がインデックス検知後でないと判断し、ステップ S1373 で「No」となり、次のステップ S1374 に進む。

これに対し、上記の論理積演算の結果が「0」である (ゼロフラグが「1」である) ときは、すべてのリール 31 について、モータ 32 が定速状態かつリールセンサ 33 がインデックス検知後であると判断し、ステップ S1373 で「Yes」となり、ステップ S1374 をスキップして、ステップ S1375 に進む。

10

【2523】

ここで、すべてのリール 31 について、モータ 32 が定速状態であり、かつリールセンサ 33 がインデックスを検知した後であるときは、第 # リール駆動状態 (_WK_RL#_STS) (図 243) は、いずれも「80 (H)」(「10000000 (B)」) である。

この場合、3 個のリール 31 の第 # リール駆動状態 (_WK_RL#_STS) (図 243) を論理和 (OR) 演算した結果は、「10000000 (B)」となる。

このため、ステップ S1373 に進んだ時点では、Aレジスタ値は、「10000000 (B)」である。

20

【2524】

したがって、ステップ S1373 において、Aレジスタ値と、「03 (H)」(「00000011 (B)」)との論理積 (AND) 演算を行うと、その結果は「0」になり (ゼロフラグが「1」になり)、ステップ S1373 で「Yes」となるので、ステップ S1374 をスキップして、ステップ S1375 に進む。

よって、ステップ S1375 の処理 (停止受け付け時の処理) を実行可能となるので、ストップスイッチ 42 の操作に基づくリール 31 の停止制御を実行可能となる。

【2525】

また、3 個のリール 31 とも、モータ 32 が定速状態であるが、少なくとも1個のリール 31 について、リールセンサ 33 がインデックスをまだ検知していない (検知前である) とする。

30

この場合、インデックス検知前のリール 31 の第 # リール駆動状態 (_WK_RL#_STS) (図 243) は、「81 (H)」(「10000001 (B)」) であるから、3 個のリール 31 の第 # リール駆動状態 (_WK_RL#_STS) (図 243) を論理和 (OR) 演算した結果は、「10000001 (B)」となる。

このため、ステップ S1373 に進んだ時点では、Aレジスタ値は、「10000001 (B)」である。

【2526】

したがって、ステップ S1373 において、Aレジスタ値と、「03 (H)」(「00000011 (B)」)との論理積 (AND) 演算を行うと、その結果は「00000001 (B)」となり、「0」にならない (ゼロフラグが「1」にならない) ので、ステップ S1373 で「No」となり、ステップ S1374 に進む。

40

よって、ステップ S1374 の処理 (脱調検査準備) が行われ、ステップ S1375 の処理 (停止受け付け時の処理) は実行しないので、ストップスイッチ 42 の操作に基づくリール 31 の停止制御も実行しない。

【2527】

また、リール 31 が定速状態であるときは、第 # リール駆動状態 (_WK_RL#_STS) は、「10000000 (B)」であり、リール 31 が停止しているときは、第 # リール駆動状態 (_WK_RL#_STS) は、「00000000 (B)」である。

50

このため、１個のリール３１が既に停止し（リール３１を停止させるための４相励磁出力が終了し）、残りの２個のリール３１が定速状態である状況下や、２個のリール３１が既に停止し（リール３１を停止させるための４相励磁出力が終了し）、残り１個のリール３１が定速状態にある状況下においても、３個のリール３１の第＃リール駆動状態（`_WK_RL#_STS`）の論理和（`OR`）演算を行い、その結果と「`00000011（B）`」との論理積（`AND`）演算を行ったときに、同一の結果「`00000000（B）`」となる。これにより、既に停止しているリール３１があっても、同一の処理で、停止受け付け可能かを判断することができるので、処理を簡素化することができ、プログラムによるROMの使用量を削減することができる。

【２５２８】

ステップS1374に進むと、メイン制御基板５０は、脱調検査準備を実行する。この処理は、後述する図２４６に示す処理である。そして、ステップS1374の脱調検査準備が終了すると、次にステップS1375に進む。

ステップS1375に進むと、メイン制御基板５０は、停止受け付け時の処理を実行する。この処理では、今回遊技の役抽選結果と、第＃ストップスイッチ４２の操作が受け付けられた瞬間の第＃リール３１の位置とに基づいて、第＃リール３１の停止位置を決定し、決定した停止位置に応じた図柄番号を、第＃リール図柄番号（停止位置用）に記憶する。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。そして、本フローチャートによる処理を終了する。

【２５２９】

より具体的には、図２４５のステップS1375における停止受け付け時の処理では、第２５実施形態の図１９４におけるステップS1016、ステップS1017、ステップS1022、ステップS1023、及びステップS1024に相当する処理を実行する。

すなわち、図１９４のステップS1016に相当する処理により、図１３３におけるアドレス「`F017（H）`」の入力ポート立ち上がりデータA（`_PT_IN_A_UP`）を取得する。

次に、図１９４のステップS1017に相当する処理により、ストップスイッチ４２の立ち上がりがあるか否か（ストップスイッチ４２の立ち上がりデータがオンであるか否か）を判断する。

また、ストップスイッチ４２の立ち上がりあり（図１９４のステップS1017で「`Yes`」に相当）と判断すると、立ち上がりありと判断したストップスイッチ４２に対応するリール３１について、図１９４のステップS1022～S1023に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ４２の操作が受け付けられた瞬間のリール３１の位置とに基づいて、リール３１の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）に記憶する。

さらに、図１９４のステップS1024における停止図柄セット（`M_STOPPIC_SET`）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（`_WK_STOP_PIC1～9`）を更新する。

そして、本フローチャートによる処理を終了する。

【２５３０】

なお、ステップS1375の処理（第２５実施形態の図１９４におけるステップS1016～S1024に相当する処理）以降に実行される割込み処理により、第＃リール図柄番号（通過位置用）と第＃リール図柄番号（停止位置用）とが同一値になったと判断すると、第＃リール３１のモータ３２を停止させるための４相励磁出力を開始する。

また、第＃リール図柄番号（通過位置用）と第＃リール図柄番号（停止位置用）とが同一値になり、かつ第＃リール１３の１図柄のステップ番号が予め定めた値（たとえば、「３」）になったときに、第＃リール３１のモータ３２を停止させるための４相励磁出力を開始してもよい。

【２５３１】

図２４６は、図２４５のステップS1374及び後述する図２４８のステップS1404

10

20

30

40

50

における脱調検査準備を示すフローチャートである。

ステップS 1 3 8 1では、メイン制御基板5 0は、第1リール駆動状態（_WK_RL1_STS）（図2 4 3）のRWM 5 3のアドレス「F 0 6 7（H）」をセットする。そして、次のステップS 1 3 8 2に進む。

【2 5 3 2】

ステップS 1 3 8 2に進むと、メイン制御基板5 0は、ステップS 1 3 8 1でセットしたアドレスを参照し、第1（左）リール3 1について、脱調検査を実行する。この処理は、後述する図2 4 7に示す処理である。そして、ステップS 1 3 8 2の脱調検査が終了すると、次にステップS 1 3 8 3に進む。

ステップS 1 3 8 3では、メイン制御基板5 0は、第2リール駆動状態（_WK_RL2_STS）（図2 4 3）のRWM 5 3のアドレス「F 0 7 7（H）」をセットする。そして、次のステップS 1 3 8 4に進む。

【2 5 3 3】

ステップS 1 3 8 4に進むと、メイン制御基板5 0は、ステップS 1 3 8 3でセットしたアドレスを参照し、第2（中）リール3 1について、脱調検査を実行する。この処理は、後述する図2 4 7に示す処理であり、ステップS 1 3 8 2と同一内容の処理である。そして、ステップS 1 3 8 4の脱調検査が終了すると、次にステップS 1 3 8 5に進む。

ステップS 1 3 8 5では、メイン制御基板5 0は、第3リール駆動状態（_WK_RL3_STS）（図2 4 3）のRWM 5 3のアドレス「F 0 8 7（H）」をセットする。そして、次のステップS 1 3 8 6に進む。

【2 5 3 4】

ステップS 1 3 8 6に進むと、メイン制御基板5 0は、ステップS 1 3 8 5でセットしたアドレスを参照し、第3（右）リール3 1について、脱調検査を実行する。この処理は、後述する図2 4 7に示す処理であり、ステップS 1 3 8 2及びステップS 1 3 8 4と同一内容の処理である。そして、ステップS 1 3 8 6の脱調検査が終了すると、次にステップS 1 3 8 7に進む。

ステップS 1 3 8 7に進むと、メイン制御基板5 0は、停止受け可待ちを実行する。この処理は、後述する図2 4 8に示す処理である。そして、ステップS 1 3 8 7の停止受け可待ちが終了すると、本フローチャートによる処理を終了する。

【2 5 3 5】

図2 4 7は、図2 4 6のステップS 1 3 8 2、ステップS 1 3 8 4及びステップS 1 3 8 6における脱調検査を示すフローチャートである。

ステップS 1 3 9 1では、メイン制御基板5 0は、脱調状態であるか否かを判断する。そして、脱調状態であると判断したときは、次のステップS 1 3 9 2に進み、脱調状態でないと判断したときは、ステップS 1 3 9 2をスキップして、本フローチャートによる処理を終了する。

【2 5 3 6】

ステップS 1 3 9 2に進むと、メイン制御基板5 0は、脱調状態であると判断したリール3 1について、再加速のためのパラメータをセットする。これにより、脱調状態であると判断したリール3 1のモータ3 2に対して、再度、加速させるための励磁出力を行う。そして、本フローチャートによる処理を終了する。

【2 5 3 7】

図2 4 8は、図2 4 6のステップS 1 3 8 7における停止受け可待ちを示すフローチャートである。

ステップS 1 4 0 1では、メイン制御基板5 0は、リール駆動状態検査を実行する。この処理は、図2 4 5のステップS 1 3 7 1と同様の処理である。

すなわち、RWM 5 3のアドレス「F 0 6 7（H）」の第1リール駆動状態（_WK_RL1_STS）（図2 4 3）に記憶されているデータをAレジスタに記憶する。

次に、Aレジスタ値と、RWM 5 3のアドレス「F 0 7 7（H）」の第2リール駆動状態（_WK_RL2_STS）（図2 4 3）に記憶されているデータとの論理和（OR）演算を行い

10

20

30

40

50

、その結果をAレジスタに記憶する。

【2538】

次に、Aレジスタ値と、RWM53のアドレス「F087(H)」の第3リール駆動状態(_WK_RL3_STS)(図243)に記憶されているデータとの論理和(OR)演算を行い、その結果をAレジスタに記憶する。

最後に、Aレジスタ値と、「83(H)」(「10000011(B)」)との論理積(AND)演算を行う。

そして、次のステップS1402に進む。

【2539】

ステップS1402に進むと、メイン制御基板50は、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否かを判断する。この処理は、図245のステップS1373と同様の処理である。

すなわち、Aレジスタ値と、「03(H)」(「00000011(B)」)との論理積(AND)演算を行い、その結果が「0」である(ゼロフラグが「1」である)か否かを判断する。これにより、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否かを判断する。

【2540】

そして、上記の論理積演算の結果が「0」でない(ゼロフラグが「1」でない)ときは、少なくとも1つのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後でない判断し、ステップS1402で「No」となり、次のステップS1403に進む。

これに対し、上記の論理積演算の結果が「0」である(ゼロフラグが「1」である)ときは、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であると判断し、ステップS1402で「Yes」となり、ステップS1403及びステップS1404をスキップして、本フローチャートによる処理を終了する。

【2541】

ステップS1403に進むと、メイン制御基板50は、脱調状態であるか否かを判断する。そして、脱調状態であると判断したときは、次のステップS1404に進み、脱調状態でないと判断したときは、ステップS1401に戻る。

ステップS1404に進むと、メイン制御基板50は、脱調検査準備を実行する。この処理は、上述した図246に示す処理である。そして、ステップS1404の脱調検査準備を終了すると、本フローチャートによる処理を終了する。

【2542】

このように、本実施形態では、2個のリール31が停止し(リール31を停止させるための4相励磁出力が終了し)、3個目(最後)のリール31に対応するストップスイッチ42の操作が受け付けられ、そのリール31のモータ32を停止させるための4相励磁出力が行われたときは、3個のリール31の第#リール駆動状態(_WK_RL#_STS)(図243)は、いずれも「00000000(B)」となるので、これらを論理和(OR)演算した結果は、「00000000(B)」となる。

そして、「00000000(B)」と「83(H)」(「10000011(B)」)とを論理積(AND)演算した結果は、「00000000(B)」となるので、図245のステップS1372で「Yes」となり、図244のステップS291の表示判定に進むので、メダルの払出し数(付与数)を決定可能である。

【2543】

また、本実施形態では、3個目のリール31のモータ32を停止させるための4相励磁出力を行う期間が経過していなくても(4相励磁出力中であっても)、4相励磁出力が開始された時点で、3個目のリール31の第#リール駆動状態(_WK_RL#_STS)は「00000000(B)」となることから、図245のステップS1372で「Yes」となり、図244のステップS291の表示判定に進むので、メダルの払出し数(付与数)を決定可能となる。

10

20

30

40

50

【2544】

さらにまた、本実施形態では、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続していても（ストップスイッチ42が離されずに押されたままであっても）、4相励磁出力が開始されれば、3個目のリール31の第#リール駆動状態（_WK_RL#_STS）は「00000000（B）」となるので、図245のステップS1372で「Yes」となり、図244のステップS291の表示判定に進み、メダルの払出し数（付与数）を決定可能となる。

これにより、3個目のリール31に対応するストップスイッチ42の操作が受け付けられてから、メダルの払出し数（付与数）を決定するまでの時間を短縮することができ、その後のメダルの払出し（付与）をスムーズに実行することができる。

10

【2545】

たとえば、AT中に役抽選手段61で当選番号「10」に当選し、小役A1条件装置（図124）が作動した遊技において、左リール31、中リール31の順に2個のリール31が停止し、3個目（最後）の右リール31に対応する右ストップスイッチ42の操作が受け付けられて、15枚の払出しとなる小役01に対応する図柄組合せ（図118）が停止表示可能となったとする。

このような状況下で、3個目のリール31のモータ32を停止させるための4相励磁出力が開始されれば、その4相励磁出力を行う期間が経過しなくても、また、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続していても、メダルの払出し数を決定可能となる。

20

【2546】

また、図244のステップS291でメダルの払出し数を決定し、その後、ステップS1362に進み、RWM53のアドレス「F090（H）」の入力ポート2レベルデータ（_PT_IN2_OLD）（図243）に記憶されているデータに基づいて、いずれかのストップスイッチ42の操作が受け付けられているか否かを判断する。

【2547】

そして、ステップS1362において、いずれのストップスイッチ42（最後に操作されたストップスイッチ42を含むすべてのストップスイッチ42）の操作も受け付けられていないと判断したときは、ステップS294に進み、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。これにより、ステップS291で決定した払出し数（付与数）のメダルを払い出す（付与する）。このとき、クレジット数が上限値「50」に到達していなければ、クレジット数を加算し、クレジット数が上限値「50」に到達していれば、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図49のステップS394において行う。

30

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2548】

なお、3個目のリール31に対応するストップスイッチ42が操作されている状況下において、電源スイッチ11が意図せずにオフとなり電源断処理が実行されてしまった場合であっても、3個目のリール31に対応するストップスイッチ42が操作されている状況で、電源スイッチ11をオンとすることにより、入賞時のメダル払出し処理（M_WIN_PAY）が実行されず、3個目のリール31に対応するストップスイッチ42が離されると、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

40

これにより、意図しないタイミングで電源断が発生した場合であっても、遊技者の所望のタイミングで、クレジット数の加算又はホッパー35からのメダルの払出しが行われるようにすることができる。

【2549】

同様に、たとえば、最後に停止するリール31（たとえば右リール31）のモータ32を含むすべてのリール31のモータ32の4相励磁出力が終わっても、最後に停止するリ

50

ル 3 1（たとえば右リール 3 1）に対応するストップスイッチ 4 2 の操作が受け付けられた状態で、最初に停止したリール 3 1（たとえば左リール 3 1）に対応するストップスイッチ 4 2 を操作し、その後、最初に停止したリール 3 1 に対応するストップスイッチ 4 2 を操作したまま、最後に停止したリール 3 1 に対応するストップスイッチ 4 2 を離れたときは、3 個目のリール 3 1 を停止させるための 4 相励磁出力を行う所定期間が経過しても、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。そして、最初に停止したリール 3 1（たとえば、左リール 3 1）に対応するストップスイッチ 4 2 が離されると（少なくともすべてのストップスイッチが離されると）、入賞時のメダル払出し処理（M_WIN_PAY）を実行可能となる。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー 3 5 からのメダルの払出しが行われるようにすることができる。

【2 5 5 0】

また、本実施形態では、第 # リール 3 1 のモータ 3 2 の駆動状態を示すデータを記憶可能な第 # リール駆動状態（_WK_RL#_STS）（図 2 4 3）を各リール 3 1 ごとに備えている。

そして、図 2 4 5 のステップ S 1 3 7 3 において、メイン制御基板 5 0 は、3 個のリール 3 1 の第 # リール駆動状態（_WK_RL#_STS）を論理和（OR）演算した結果と、「0 3（H）」（「0 0 0 0 0 0 1 1（B）」）との論理積（AND）演算を行い、その結果が「0」である（ゼロフラグが「1」である）か否かを判断する。

これにより、すべてのリール 3 1 について、モータ 3 2 が定速状態かつリールセンサ 3 3 がインデックス検知後であるか否かを判断する。

【2 5 5 1】

そして、すべてのリール 3 1 について、モータ 3 2 が定速状態かつリールセンサ 3 3 がインデックス検知後であるときは、上記の論理積演算の結果は「0」（ゼロフラグが「1」）になる。この場合、ステップ S 1 3 7 3 で「Yes」となり、ステップ S 1 3 7 5 に進み、停止受け付け時の処理を実行可能となるので、ストップスイッチ 4 2 の操作に基づくリール 3 1 の停止制御を実行可能となる。

【2 5 5 2】

すなわち、すべてのリール 3 1 が定速回転している場合において、すべてのリール 3 1 についてインデックスの検知後であるときは、3 個のリール 3 1 の第 # リール駆動状態（_WK_RL#_STS）を論理和（OR）演算し、その結果と「0 3（H）」（「0 0 0 0 0 0 1 1（B）」）とを論理積（AND）演算すると、その結果は「0」になる（ゼロフラグが「1」になる）。このとき、ストップスイッチ 4 2 が操作されると、そのストップスイッチ 4 2 に対応するリール 3 1 の停止制御を実行可能となる。

換言すると、すべてのリール 3 1 が定速回転している場合において、すべてのリール 3 1 についてインデックスの検知後であるときは、ステップ S 1 3 7 3 で「Yes」となり、ステップ S 1 3 7 5 に進み、第 2 5 実施形態の図 1 9 4 におけるステップ S 1 0 1 6、ステップ S 1 0 1 7、ステップ 1 0 2 2、及びステップ S 1 0 2 3 に相当する処理を実行する。

【2 5 5 3】

これに対し、いずれかのリール 3 1 について、リールセンサ 3 3 がインデックスをまだ検知していない（検知前である）ときは、上記の論理積演算の結果は「0」（ゼロフラグが「1」）にならない。この場合、ステップ S 1 3 7 3 で「No」となり、ステップ S 1 3 7 4 に進み、脱調検査準備が行われる。そして、ステップ S 1 3 7 5 には進まないで、停止受け付け時の処理を実行せず、ストップスイッチ 4 2 の操作に基づくリール 3 1 の停止制御も実行しない。

【2 5 5 4】

すなわち、すべてのリール 3 1 が定速回転している場合であっても、いずれかのリール 3 1 について未だインデックスを検知していないときは、3 個のリール 3 1 の第 # リール駆動状態（_WK_RL#_STS）を論理和（OR）演算し、その結果と「0 3（H）」（「0 0

10

20

30

40

50

0 0 0 0 1 1 (B)」)とを論理積 (AND) 演算すると、その結果は「0」にならない (ゼロフラグが「1」にならない)。このとき、ストップスイッチ42が操作されても、そのストップスイッチ42に対応するリール31の停止制御を実行しない。

換言すると、すべてのリール31が定速回転している場合であっても、いずれかのリール31について未だインデックスを検知していないときは、ステップS1373で「No」となり、この場合、第25実施形態の図194におけるステップS1016、ステップS1017、ステップ1022、及びステップS1023に相当する処理を実行しない。

【2555】

このように、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否か、すなわち、停止受け付け可能か否かを簡単な演算によって判断することができるので、処理を簡素化することができ、プログラムによるROMの使用量を削減することができる。

【2556】

以上、本発明の第32実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

(1) たとえば、図245のステップS1373において、まず、図133のアドレス「F017(H)」の入力ポート立ち上がりデータA(_PT_IN_A_UP)を取得して、ストップスイッチ42の立ち上がりがあるか否か(ストップスイッチ42の立ち上がりデータがオンであるか否か)を判断し、ストップスイッチ42の立ち上がりありと判断すると、次に、Aレジスタ値と、「03(H)」(「00000011(B)」)との論理積(AND)演算を行い、その結果が「0」(ゼロフラグが「1」)であるか否かを判断することにより、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否かを判断してもよい。

【2557】

すなわち、先に、ストップスイッチ42が操作されたか否かを判断し、その後、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否かを判断してもよい。

そして、上記の論理積演算の結果が「0」(ゼロフラグが「1」)でないときは、ステップS1373で「No」となり、ステップS1374に進み、上記の論理積演算の結果が「0」(ゼロフラグが「1」)であるときは、ステップS1373で「Yes」となり、ステップS1374をスキップして、ステップS1375に進む。

【2558】

また、この変形例(1)のように、図245のステップS1373において、先に、ストップスイッチ42が操作されたか否かを判断し、その後、すべてのリール31について、モータ32が定速状態かつリールセンサ33がインデックス検知後であるか否かを判断する場合、図245のステップS1375における停止受け付け時の処理では、第25実施形態の図194におけるステップ1022、及びステップS1023に相当する処理を実行する。すなわち、今回遊技の役抽選結果と、ストップスイッチ42の操作が受け付けられた瞬間のリール31の位置とに基づいて、リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号(停止位置用)に記憶する。

【2559】

(2) 上記実施形態では、図244のステップS1362において、いずれかのストップスイッチ42の操作が受け付けられているか否かを判断し、いずれのストップスイッチ42の操作も受け付けられていないと判断したときは、図244のステップS294の入賞時のメダル払出し処理(M_WIN_PAY)に進んだが、これに限らない。

【2560】

たとえば、入力ポート2にスタートスイッチ信号を入力し、RWM53のアドレス「F090(H)」の入力ポート2レベルデータ(_PT_IN2_OLD)(図243)のいずれかのビットにスタートスイッチ信号のオン/オフを記憶可能とする。

また、図244のステップS1362では、入力ポート2レベルデータ(_PT_IN2_OLD

10

20

30

40

50

）に記憶されているデータに基づいて、スタートスイッチ４１及び３個のストップスイッチ４２のいずれかの操作が受け付けられているか否かを判断する。

【２５６１】

そして、いずれかのスイッチの操作が受け付けられていると判断したときは、ステップＳ１３６２の処理を繰り返し、いずれのスイッチの操作も受け付けられていないと判断したときは、図２４４のステップＳ２９４の入賞時のメダル払出し処理（Ｍ_WIN_PAY）に進むようにしてもよい。

これにより、ストップスイッチ４２のみならず、スタートスイッチ４１の操作が受け付けられているときにも、入賞時のメダル払出し処理（Ｍ_WIN_PAY）が実行されないようにすることができる。

そして、遊技者の所望のタイミングで、クレジット数の加算又はホッパー３５からのメダルの払出しが行われるようにすることができる。

【２５６２】

（３）図２４４のステップＳ１３６２において、３個目のリール３１に対応するストップスイッチ４２（最後に操作されたストップスイッチ４２）の操作が受け付けられているか否かを判断し、そのストップスイッチ４２（最後に操作されたストップスイッチ４２）の操作が受け付けられていないと判断したときは、図２４４のステップＳ２９４の入賞時のメダル払出し処理（Ｍ_WIN_PAY）に進むようにしてもよい。

【２５６３】

たとえば、ＡＴ中に役抽選手段６１で当選番号「１０」に当選し、小役Ａ１条件装置（図１２４）が作動した遊技において、左リール３１、中リール３１の順に２個のリール３１が停止し、３個目（最後）の右リール３１に対応する右ストップスイッチ４２の操作が受け付けられて、１５枚の払出しとなる小役０１に対応する図柄組合せ（図１１８）が停止表示可能となったとする。

このような状況下で、３個目のリール３１のモータ３２を停止させるための４相励磁出力が開始されれば、その４相励磁出力を行う期間が経過しなくても、また、３個目のリール３１に対応するストップスイッチ４２（最後に操作されたストップスイッチ４２）の操作が受け付けられた状態が継続していても、メダルの払出し数を決定可能となる。

【２５６４】

また、図２４４のステップＳ２９１でメダルの払出し数を決定し、その後、ステップＳ１３６２に進み、３個目のリール３１に対応するストップスイッチ４２（最後に操作されたストップスイッチ４２）の操作が受け付けられているか否かを判断する。

そして、ステップＳ１３６２において、３個目のリール３１に対応するストップスイッチ４２（最後に操作されたストップスイッチ４２）の操作が受け付けられていないと判断したときは、ステップＳ２９４に進み、入賞時のメダル払出し処理（Ｍ_WIN_PAY）を実行する。これにより、ステップＳ２９１で決定した払出し数（付与数）のメダルを払い出す（付与する）。

【２５６５】

このとき、クレジット数が上限値「５０」に到達していなければ、クレジット数を加算し、クレジット数が上限値「５０」に到達していれば、ホッパーモータ３６を駆動させて、実際のメダルをホッパー３５から払い出す。なお、クレジット数が上限値「５０」に到達しているか否かの判断は、たとえば、図４９のステップＳ３９４において行う。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー３５からのメダルの払出しが行われるようにすることができる。

【２５６６】

（４）上記実施形態では、リール３１及びモータ３２を停止させるときに、リール３１を停止させるための励磁出力として、モータ３２（ステッピングモータ）に４相励磁出力を行うとしたが、これに限らない。

リール３１及びモータ３２を停止させるときに、リール３１を停止させるための励磁出力として、たとえば、１相励磁出力を行ってもよく、２相励磁出力を行ってもよく、３相励

10

20

30

40

50

磁出力を行ってもよい。また、まず、2相励磁出力を行って、弱めのブレーキをかけ、その後、2相励磁出力から4相励磁出力に切り替えて、強めのブレーキをかけることにより、リール31及びモータ32の回転を停止させるようにしてもよい。

【2567】

(5) 上記実施形態では、リール31のモータ32を停止させるための4相励磁出力の開始時に、第#リール駆動状態(_WK_RL#_STS)に「0(H)」をセットしたが、これに限らず、たとえば、リール31のモータ32を停止させるための4相励磁出力の終了時に、第#リール駆動状態(_WK_RL#_STS)に「0(H)」をセットしてもよい。

(6) 第1～第32実施形態、及び第1～第32実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

【2568】

<第33実施形態>

第33実施形態は、2個のリール31が停止し(リール31を停止させるための励磁出力が終了し)、3個目のリール31に対応するストップスイッチ42の操作が受け付けられて、メダルの払出し(付与)が行われる図柄組合せが停止表示されたときに、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続している状況下であっても、3個目のリール31を停止させるための4相励磁出力が終了した後に、入賞時のメダル払出し処理(M_WIN_PAY)を実行するものである。そして、3個目のリール31に対応するストップスイッチ42が離された後に、遊技結果に関する演出を出力する場合を有するものである。

【2569】

また、第33実施形態では、役の種類、役の図柄組合せ、払出し枚数、条件装置、及び有効ラインが、第23実施形態と異なる。

具体的には、第33実施形態では、役は、大別して、特別役(役物)、リプレイ(再遊技役)、小役を有している。また、特別役として、1BB(第一種役物連続作動装置; 第一種ビッグボーナス)を有し、小役として、ベル、スイカ、チェリーを有している。

【2570】

また、1BBに対応する図柄組合せは、「赤7」-「赤7」-「赤7」に設定され、リプレイに対応する図柄組合せは、「リプレイ」-「リプレイ」-「リプレイ」に設定され、ベルに対応する図柄組合せは、「ベル」-「ベル」-「ベル」に設定され、スイカに対応する図柄組合せは、「スイカ」-「スイカ」-「スイカ」に設定され、チェリーに対応する図柄組合せは、「チェリー」-「ANY」-「ANY」に設定されている。

なお、「ANY」は、いずれの図柄でもよいこと(任意の図柄)を意味する。

【2571】

有効ラインは、上段ライン、中段ライン、下段ライン、右上がりライン、右下がりラインの5ラインを有している。

1BBに対応する図柄組合せが有効ラインに停止表示すると、今回遊技におけるメダルの払出しはないが、次回遊技から、1BB遊技を開始する。

また、1BBに当選したが、1BBに対応する図柄組合せが有効ラインに停止表示しないと、1BBに対応する図柄組合せが有効ラインに停止表示するまで、1BBの当選情報を次回遊技に持ち越す。1BBの当選情報を持ち越している遊技状態を「1BB内部中」という。

【2572】

さらにまた、リプレイに対応する図柄組合せが有効ラインに停止表示すると、メダルが自動投入され、再遊技を実行可能となる。

さらに、ベルの払出し枚数は、15枚に設定され、スイカの払出し枚数は、7枚に設定され、チェリーの払出し枚数は、1枚に設定されている。

また、リプレイ、ベルは、いずれも単独当選し、他の役と重複当選することはない。

さらにまた、スイカは、単独当選する場合と、1BBと重複当選する場合とを有し、チェリーは、単独当選する場合と、1BBと重複当選する場合とを有する。

さらに、1 B Bは、単独当選する場合と、スイカ、又はチェリーと重複当選する場合とを有する。

【2573】

また、第33実施形態では、役抽選手段61による抽選で、当選番号「0」～「7」の中からいずれか1つが決定される。そして、当選番号が決定されると、決定された当選番号に対応する条件装置が作動する。

当選番号「0」は、非当選に対応し、当選番号「1」は、リプレイの単独当選に対応し、当選番号「2」は、ベルの単独当選に対応し、当選番号「3」は、スイカの単独当選に対応し、当選番号「4」は、チェリーの単独当選に対応する。

また、当選番号「5」は、1 B Bの単独当選に対応し、当選番号「6」は、「1 B B + スイカ」の重複当選に対応し、当選番号「7」は、「1 B B + チェリー」の重複当選に対応する。

10

【2574】

たとえば、役抽選手段61による抽選で当選番号「1」に決定されると、当選番号「1」に対応するリプレイ条件装置が作動し、リプレイに対応する図柄組合せが停止表示可能となる。

また、役抽選手段61による抽選で当選番号「7」に決定されると、当選番号「7」に対応する「1 B B + チェリー」条件装置が作動し、1 B Bに対応する図柄組合せ、又はチェリーに対応する図柄組合せが停止表示可能となる。

なお、役抽選手段61による抽選で当選番号「7」に決定された遊技では、チェリーに対応する図柄組合せは停止表示可能であるが、1 B Bに対応する図柄組合せは停止表示しないように構成してもよい。

20

【2575】

図249は、第33実施形態において、RWM53に記憶されるデータのうち、第33実施形態に係る主要なデータを示す図である。

図249中、アドレス「F0AD(H)」のリール停止フラグ(_FL_STOP_LP)は、各リール31に対応するストップスイッチ42の操作(停止操作)が受け付けられたか否かを示すデータを記憶する記憶領域である。

【2576】

D0ビットは、第1(左)リール31の停止操作が受け付けられたか否かを示し、「0」は、停止操作が受け付けられていないことを示し、「1」は、停止操作が受け付けられたこと(受け済み)を示す。

30

また、D1ビットは、第2(中)リール31の停止操作が受け付けられたか否か示し、D2ビットは、第3(右)リール31の停止操作が受け付けられたか否かを示す。これらの内容は、D0ビットと同様である。

【2577】

なお、図249のアドレス「F0AD(H)」のリール停止フラグ(_FL_STOP_LP)は、図173のアドレス「F0AD(H)」のリール停止フラグ(_FL_STOP_LP)とは、ビットの「0」と「1」とが逆になっている。すなわち、図173では、「1」は、停止操作が受け付けられていないことを示し、「0」は、停止操作が受け付けられたこと(受け済み)を示すが、図249では、「1」は、停止操作が受け付けられたこと(受け済み)を示し、「0」は、停止操作が受け付けられていないことを示す。

40

【2578】

左ストップスイッチ42の操作が受け付けられると、リール停止フラグ(_FL_STOP_LP)のD0ビットに「1」がセットされる。同様に、中ストップスイッチ42の操作が受け付けられると、D1ビットに「1」がセットされ、右ストップスイッチ42の操作が受け付けられると、D2ビットに「1」がセットされる。

また、予め定めたタイミング(たとえば、遊技終了ごとや遊技開始ごと)で、リール停止フラグ(_FL_STOP_LP)を初期化(クリア、初期値「00000000(B)」をセット)する。

50

【2579】

図250は、第33実施形態において、入力ポート0に入力される各信号を示す図である。なお、図250に示す入力ポート0に入力される信号の種類や配置は、あくまでも例示であり、入力ポート0に入力される信号の種類や配置は、適宜設定することができる。

また、入力ポート0に対応するレベルデータの記憶領域をRWM53に備え、このレベルデータの記憶領域に記憶されたデータを取得して処理に用いてもよい。

図251は、第33実施形態におけるメイン処理(M_MAIN)を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

図251に示す第33実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

10

【2580】

また、第33実施形態のメイン処理(M_MAIN)においても、図139のステップS295～ステップS300の処理を実行するが、図251では、ステップS295～ステップS300の処理の図示を省略している。

以下、図139と異なる点を主として説明する。

【2581】

図251に示すように、第33実施形態では、ステップS751のスタートスイッチ受付処理(M_START_CTL)を実行すると、次はステップS1411に進む。

ステップS1411に進むと、メイン制御基板50は、停止受けがあったか否かを判断する。すなわち、第1ストップスイッチ42～第3ストップスイッチ42のいずれかの操作が受け付けられたか否かを判断する。

20

具体的には、メイン制御基板50は、入力ポート0のデータを取得し、D0ビット(第1ストップスイッチ信号)、D1ビット(第2ストップスイッチ信号)、D2ビット(第3ストップスイッチ信号)のいずれかがオンであるか否かを判断する。そして、停止受けがあるまで、ステップS1411を繰り返し、停止受けがあると、次のステップS1412に進む。

【2582】

ステップS1412に進むと、メイン制御基板50は、停止受け時の処理を実行する。この処理では、役抽選結果と、第#ストップスイッチ42の操作が受け付けられた瞬間の第#リール31の位置とに基づいて、第#リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、第#リール図柄番号(停止位置用)(図135～図137)にセットする。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。

30

【2583】

より具体的には、図251のステップS1412における停止受け時の処理では、第25実施形態の図194におけるステップS1022～S1024に相当する処理を実行する。すなわち、ステップS1411でオンと判断されたストップスイッチ42に対応するリール31について、図194のステップS1022～S1023に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ42の操作が受け付けられた瞬間のリール31の位置とに基づいて、リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号(停止位置用)に記憶する。さらに、図194のステップS1024における停止図柄セット(M_STOPPIC_SET)に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ(_WK_STOP_PIC1～9)を更新する。

40

【2584】

なお、ステップS1412の処理(第25実施形態の図194におけるステップS1022～S1024に相当する処理)以降に実行される割込み処理により、第#リール図柄番号(通過位置用)と第#リール図柄番号(停止位置用)とが同一値になったと判断すると、第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)(図135～図137)に

50

、減速時パルス出力カウンタ「90 (D)」(図156)をセットし、第#リールモータ信号データ(_PT_MOTOR#)(図134)に、減速時パルスデータ「00001111 (B)」(4相オン)をセットし、第#リール駆動状態(_WK_RL#_STS)(図135～図137)に、「減速」を示す「1 (D)」をセットする。

【2585】

また、第#リール図柄番号(通過位置用)と第#リール図柄番号(停止位置用)とが同一値になり、かつ第#リール13の1図柄のステップ番号が予め定めた値(たとえば、「3」)になったときに、第#リール駆動パルス出力カウンタに、減速時パルス出力カウンタ「90 (D)」をセットし、第#リールモータ信号データに、減速時パルスデータ「00001111 (B)」をセットし、第#リール駆動状態に、「減速」を示す「1 (D)」をセットしてもよい。

10

【2586】

その後、第#リール31のモータ32への4相励磁出力を開始する。

また、本実施形態では、割込み処理の周期は、「1.117ms」に設定されており、2割込みごとに、第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)の値を「1」減算する。

そして、第#リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)の値が「0」になると、第#リールモータ信号データ(_PT_MOTOR#)(図134)に、停止時のパルスデータ「00000000 (B)」をセットし、第#リール駆動状態(_WK_RL#_STS)に、「停止」を示す「0 (D)」をセットする。これにより、4相励磁出力が終了する。

20

【2587】

そして、ステップS1412の停止受け付け時の処理を実行すると、次にステップS1413に進み、メイン制御基板50は、4相励磁出力中であるか否かを判断する。

具体的には、ステップS1411で第1(左)ストップスイッチ42の操作が受け付けられたと判断し、ステップS1412で第1(左)リール31のモータ32を停止させるための処理を実行したときは、ステップS1413では、第1リール31のモータ32が4相励磁出力中であるか否かを判断する。

【2588】

そして、4相励磁出力中であると判断したときは、再度、ステップS1413の処理を実行し、4相励磁出力中でない(4相励磁出力が終了した)と判断したときは、次のステップS1414に進む。

30

ここで、ステップS1411で第1(左)ストップスイッチ42の操作が受け付けられたと判断したときは、ステップS1413では、第1リール駆動パルス出力カウンタ(_CT_RL#_PLSOUT)(図135)の値が「0」か否かを判断することにより、第1(左)リール31のモータ32の4相励磁出力が終了したか否かを判断することができる。

【2589】

また、ステップS1413において、第1リールモータ信号データ(_PT_MOTOR#)(図134)が「00000000 (B)」(停止時パルスデータ)か否かを判断することにより、第1(左)リール31のモータ32の4相励磁出力が終了したか否かを判断することもできる。

40

さらにまた、ステップS1413において、第1リール駆動状態(_WK_RL#_STS)(図135)が「0 (D)」(停止)か否かを判断することにより、第1(左)リール31のモータ32の4相励磁出力が終了したか否かを判断することもできる。

【2590】

なお、本実施形態では、ステップS1413において、第#リール31のモータ32の4相励磁出力が終了したと判断するまで、ステップS1413の処理を繰り返し、次のステップS1414には進まない。

このため、いずれかのリール31のモータ32に4相励磁出力を行っている期間中は、他のリール31に対応するストップスイッチ42の操作を受け付けず、他のリール31の停止制御を実行しない。

50

たとえば、第 1（左）リール 3 1 に 4 相励磁出力を行っている期間中は、第 2（中）ストップスイッチ 4 2 及び第 3（右）ストップスイッチ 4 2 の操作を受け付けず、したがって、第 2（中）リール 3 1 及び第 3（右）リール 3 1 の停止制御も実行しない。

【2591】

ステップ S 1 4 1 4 に進むと、メイン制御基板 5 0 は、すべてのリール 3 1 について、ストップスイッチ 4 2 の操作（停止操作）が受け付けられたか否かを判断する。

そして、ステップ S 1 4 1 4 において、少なくとも 1 個のリール 3 1 について、停止操作が受け付けられていないと判断したときは、ステップ S 1 4 1 1 に戻る。この場合、ステップ S 1 4 1 1 ～ステップ S 1 4 1 4 の処理を繰り返す。

これに対し、ステップ S 1 4 1 4 において、すべてのリール 3 1 について、停止操作が受け付けられたと判断したときは、ステップ S 2 9 1 に進む。

10

【2592】

ここで、ステップ S 1 4 1 4 では、メイン制御基板 5 0 は、図 2 4 9 のアドレス「F 0 A D（H）」のリール停止フラグ（_FL_STOP_LP）に記憶されているデータを A レジスタに記憶し、「0 0 0 0 0 1 1 1（B）」と比較する。

そして、両者が同一値でないときは、少なくとも 1 個のリール 3 1 について、停止操作が受け付けられていないと判断し、ステップ S 1 4 1 4 で「No」となり、ステップ S 1 4 1 1 に戻る。

これに対し、両者が同一値であるときは、すべてのリール 3 1 について、停止操作が受け付けられたと判断し、ステップ S 1 4 1 4 で「Yes」となり、ステップ S 2 9 1 に進む。

20

【2593】

また、本実施形態では、1 個のリール 3 1 の停止操作が受け付けられるごとに、ステップ S 1 4 1 3 で 4 相励磁出力中であるか否かを判断し、4 相励磁出力が終了したと判断したときに、次のリール 3 1 の停止操作を受け付け可能とする。

これにより、いずれかのリール 3 1 のモータ 3 2 に 4 相励磁出力を行っている間は、他のリール 3 1 の停止操作を受け付けることができないようにしている。

【2594】

ステップ S 2 9 1 に進むと、メイン制御基板 5 0 は、表示判定を実行する。

具体的には、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断する。

また、メダルの払出し（付与）が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数（付与数）を決定する。そして、ステップ S 2 9 2 に進む。

30

【2595】

また、ステップ S 2 9 2 で「No」となり、ステップ S 2 9 3 の処理を実行すると、ステップ S 2 9 4 に進む。

ステップ S 2 9 4 に進むと、メイン制御基板 5 0 は、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。すなわち、クレジット数が上限値「50」に到達していないときは、クレジット数を加算し、クレジット数が上限値「50」に到達しているときは、ホッパーモータ 3 6 を駆動させて、実際のメダルをホッパー 3 5 から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図 4 9 のステップ S 3 9 4 において行う。そして、ステップ S 1 4 1 5 に進む。

40

【2596】

ステップ S 1 4 1 5 に進むと、メイン制御基板 5 0 は、入力ポート 0 の信号がオフか否かを判断する。

具体的には、メイン制御基板 5 0 は、入力ポート 0 のデータを取得し、「0 0 0 0 0 0 0 0（B）」であるか否かを判断する。

そして、入力ポート 0 のデータが「0 0 0 0 0 0 0 0（B）」でないときは、いずれかの信号がオンである（ストップスイッチ 4 2 を含むいずれかのスイッチの操作が受け付けられている）と判断し、ステップ S 1 4 1 5 で「No」となり、再度、ステップ S 1 4 1 5 の処理を実行する。

【2597】

50

これに対し、入力ポート 0 のデータが「0 0 0 0 0 0 0 0 (B)」であるときは、いずれの信号もオフである（ストップスイッチ 4 2 を含むいずれのスイッチの操作も受け付けられていない）と判断し、ステップ S 1 4 1 5 で「Y e s」となり、次のステップ S 1 4 1 6 に進む。

ステップ S 1 4 1 6 に進むと、メイン制御基板 5 0 は、遊技終了に関するコマンド（遊技終了コマンド）をコマンドバッファにセットする。また、遊技終了コマンドは、コマンドバッファにセットされると、その後に実行される割込み処理で、サブ制御基板 8 0 に送信される。

【2 5 9 8】

また、サブ制御基板 8 0 は、遊技終了コマンドを受信すると、遊技結果に関する演出を実行する場合を有する。

10

具体的には、たとえば、役抽選手段 6 1 による抽選で当選番号「5」に当選し、当選番号「5」に対応する 1 B B 条件装置が作動したとする。この場合、スタートスイッチ 4 1 が操作され、役抽選手段 6 1 による抽選が行われ、1 B B 条件装置が作動した時点で、1 B B 条件装置の作動に関するコマンド（1 B B 作動コマンド）がメイン制御基板 5 0 からサブ制御基板 8 0 に送信される。これにより、サブ制御基板 8 0 側において、1 B B 条件装置が作動したと判断することができる。

【2 5 9 9】

また、役抽選手段 6 1 による抽選で当選番号「7」に当選し、当選番号「7」に対応する「1 B B + チェリー」条件装置が作動したとする。この場合、1 B B に対応する図柄組合せ、又はチェリーに対応する図柄組合せが停止表示可能となる。

20

なお、上述したように、役抽選手段 6 1 による抽選で当選番号「7」に当選した遊技では、チェリーに対応する図柄組合せは停止表示可能であるが、1 B B に対応する図柄組合せは停止表示しないように構成してもよい。

そして、スタートスイッチ 4 1 が操作され、役抽選手段 6 1 による抽選が行われ、「1 B B + チェリー」条件装置が作動した時点で、1 B B 作動コマンドとチェリー作動コマンドとがメイン制御基板 5 0 からサブ制御基板 8 0 に送信される。これにより、サブ制御基板 8 0 側において、1 B B 条件装置が作動したと判断することができる。

【2 6 0 0】

また、サブ制御基板 8 0 は、1 B B 作動コマンドとチェリー作動コマンドとを受信した遊技では、1 B B 条件装置の当選の報知に関する演出抽選を行う。この演出抽選では、1 B B 条件装置の当選を報知するか否か、報知のタイミング、及び報知の態様などを決定する。ここで、たとえば、演出抽選により、遊技終了のタイミングで、演出ランプを点灯させて、1 B B 条件装置の当選を報知することに決定したとする。この場合、サブ制御基板 8 0 は、予め定められたコマンド（たとえば、遊技終了コマンド）を受信すると、演出ランプを点灯させて、1 B B 条件装置の当選を報知する。

30

【2 6 0 1】

このように、本実施形態では、2 個のリール 3 1 が停止し、3 個目（最後）のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられて、メダルの払出し（付与）が行われる図柄組合せが停止表示されたときは、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられた状態が継続していても、3 個目のリール 3 1 を停止させるための 4 相励磁出力が終了すれば、ステップ S 1 4 1 3 で「N o」となり、ステップ S 1 4 1 4 で「Y e s」となって、ステップ S 2 9 1 以降の処理に進む。このため、メダルの払出し数（付与数）を決定し、入賞時のメダル払出し処理（M_WIN_PAY）で払い出す（付与する）。

40

これにより、3 個目のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられた状態が継続していても、メダルの払出し数（付与数）の決定、及びメダルの払出し（付与）をスムーズに実行することができる。

【2 6 0 2】

たとえば、役抽選手段 6 1 による抽選で当選番号「7」に当選し、当選番号「7」に対応

50

する「1BB+チェリー」条件装置が作動した遊技において、2個のリール31（たとえば、左リール31、中リール31）が停止している状況下で、3個目のリール31（たとえば、右リール31）に対応するストップスイッチ42（右ストップスイッチ42）の操作が受け付けられて、チェリーに対応する「チェリー」－「ANY」－「ANY」の図柄組合せが有効ラインの中段ラインに停止表示されたとする。

【2603】

この場合、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続している状況下であっても、3個目のリール31を停止させるための4相励磁出力が終了した後に、メダルの払出し枚数「1」を決定し、1枚のメダルを払い出す。このとき、クレジット数が上限値「50」に到達していなければ、クレジット数を「1」加算し、クレジット数が上限値「50」に到達していれば、ホッパーモータ36を駆動させて、1枚のメダルをホッパー35から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図49のステップS394において行う。

10

【2604】

また、本実施形態では、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続していても、メダルの払出し数（付与数）の決定、及びメダルの払出し（付与）を実行可能であるが、3個目のリール31に対応するストップスイッチ42の操作が受け付けられた状態が継続していると、ステップS1415で「Yes」となり、ステップS1416に進まないのので、予め定められたコマンド（たとえば、遊技終了コマンド）をサブ制御基板80に送信しない。このため、サブ制御基板80側において、予め定められたコマンド（たとえば、遊技終了コマンド）を受信したことに基づく演出を実行することはない。

20

【2605】

そして、3個目のリール31に対応するストップスイッチ42が離されると（少なくとも、すべてのストップスイッチ42が操作されていない状況となった場合には）、ステップS1415で「No」となり、ステップS1416に進むので、予め定められたコマンド（たとえば、遊技終了コマンド）をサブ制御基板80に送信可能となる。このため、サブ制御基板80側において、予め定められたコマンド（たとえば、遊技終了コマンド）を受信したことに基づく演出を実行可能となる。

【2606】

特に、役抽選手段61で当選番号「7」に当選し、当選番号「7」に対応する「1BB+チェリー」条件装置が作動した遊技において、チェリーに対応する「チェリー」－「ANY」－「ANY」の図柄組合せが有効ラインの中段ラインに停止表示され、チェリー入賞に対応する1枚のメダルの払出し（付与）が行われた後であっても、3個目のリール31に対応するストップスイッチ42が離された後に、演出ランプを点灯させて、1BB条件装置の当選を報知する場合を有する。

30

これにより、遊技者の所望のタイミングで、遊技結果に関する演出が実行されるようにすることができる。

【2607】

なお、当選番号「7」に当選し、当選番号「7」に対応する「1BB+チェリー」条件装置が作動した遊技において、3個目のリール31に対応するストップスイッチ42が離されたタイミングで1BB条件装置の作動を報知しない場合を有していてもよい。

40

また、1BB条件装置が作動したが、1BBに対応する図柄組合せが有効ラインに停止表示しないと、1BBに対応する図柄組合せが有効ラインに停止表示するまで、1BBの当選情報を次回遊技に持ち越す。

【2608】

たとえば、役抽選手段61による抽選で当選番号「7」に当選し、当選番号「7」に対応する「1BB+チェリー」条件装置が作動した遊技では、スタートスイッチ41が操作され、役抽選手段61による抽選が行われ、「1BB+チェリー」条件装置が作動した時点で、1BB作動コマンドがメイン制御基板50からサブ制御基板80に送信される。

50

また、３個目のリール３１（たとえば、右リール３１）に対応するストップスイッチ４２（たとえば、右ストップスイッチ４２）の操作が受け付けられた状況が、メダルの払出し処理を実行した後も継続している場合には、３個目のリール３１に対応するストップスイッチ４２が離された後に、遊技終了コマンドがメイン制御基板５０からサブ制御基板８０に送信される。

【２６０９】

さらに、サブ制御基板８０は、１ＢＢ作動コマンドとチェリー作動コマンドとを受信すると、１ＢＢ条件装置の作動の報知に関する演出抽選を行う。このとき、遊技終了のタイミングで、演出ランプを点灯させて、１ＢＢ条件装置の当選を報知することに決定したとする。

そして、サブ制御基板８０は、予め定められたコマンド（たとえば、遊技終了コマンド）を受信すると、演出ランプを点灯させて、１ＢＢ条件装置の当選を報知する。

【２６１０】

また、たとえば、役抽選手段６１で当選番号「７」に当選し、当選番号「７」に対応する「１ＢＢ＋チェリー」条件装置が作動した遊技において、３個目のリール３１（たとえば、右リール３１）に対応するストップスイッチ４２（たとえば、右ストップスイッチ４２）を操作している（押している）間に、他のストップスイッチ４２（たとえば、左ストップスイッチ４２）を操作し（押し）、他のストップスイッチ４２を操作した（押した）状態で、３個目のリール３１に対応するストップスイッチ４２を離したとする。

この場合、他のストップスイッチ４２を操作した（押した）状態では、遊技終了コマンドをサブ制御基板８０に送信せず（遊技結果に関する演出を実行せず）、他のストップスイッチ４２を含むすべてのストップスイッチ４２を離すと、遊技終了コマンドをサブ制御基板８０に送信可能となる（遊技結果に関する演出を実行可能となる）。

【２６１１】

また、ホッパーモータ３６が駆動して、実際のメダルがホッパー３５から払い出されるときには、メダルがぶつかり合って大きな音がしたり、払出しに伴う払出し演出音を出力するため、１ＢＢ条件装置の作動を示す演出（遊技結果に関する演出）の音が聞こえにくくなってしまうが、本実施形態では、３個目のリール３１に対応するストップスイッチ４２を操作し続けると、メダルの払出しは行われても、遊技結果に関する演出は実行されず、その後、３個目のリール３１に対応するストップスイッチ４２を離すと、遊技結果に関する演出が実行される。

このため、メダルの払出しが行われた後に、遊技結果に関する演出が実行されるようにすることができるので、演出の音を聞き取りやすくすることができる。

【２６１２】

また、本実施形態では、４相励磁出力中は、ステップＳ１４１３で「Ｙｅｓ」となり、ステップＳ２９４には進まない。このため、４相励磁出力中は、入賞時のメダル払出し処理（Ｍ_WIN_PAY）を実行せず、４相励磁出力の終了後に、入賞時のメダル払出し処理（Ｍ_WIN_PAY）を実行する。

これにより、４相励磁出力中は、ホッパーモータ３６が駆動せず、４相励磁出力の終了後に、ホッパーモータ３６が駆動するので、ホッパーモータ３６を駆動させるために必要な電流を確保することができる。

【２６１３】

また、本実施形態では、メイン制御基板５０は、遊技を実行可能なベット数が賭けられた後に、まず、入力ポート０のデータを取得し、取得したデータが「１０００００００（Ｂ）」であるか否かを判断する。

そして、取得したデータが「１０００００００（Ｂ）」であるときは、スタートスイッチ信号のみがオンであると判断し、スタートスイッチ４１の操作に基づくリール３１の回転開始制御を実行する。

【２６１４】

これに対し、たとえば、３ベットスイッチ４０ｂの操作が受け付けられている状況下で、

10

20

30

40

50

スタートスイッチ 4 1 の操作が受け付けられると、入力ポート 0 のデータが「1 1 0 0 0 0 0 0 (B)」になる。この場合、スタートスイッチ信号とスタートスイッチ信号以外の信号 (3 ベットスイッチ信号) とがオンであると判断し、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しない。

【2 6 1 5】

これにより、遊技を実行可能なベット数が賭けられた後であって、ベットスイッチ 4 0 (1 ベットスイッチ 4 0 a、3 ベットスイッチ 4 0 b) の操作が受け付けられている状況下で、スタートスイッチ 4 1 の操作が受け付けられた場合に、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しないようにすることができる。

【2 6 1 6】

また、本実施形態においても、第 1 1 実施形態及び第 1 9 実施形態 (A) で説明したように、設定キースイッチ 1 5 2 を備える。

そして、第 1 1 実施形態及び第 1 9 実施形態 (A) で説明したように、電源が投入された状態で、ベット数が賭けられていない状況下で、フロントドア 1 2 を開けて、ドアスイッチ 1 7 をオンにし、さらに、設定キー挿入口 1 5 1 に設定キーを差し込み、たとえば時計回りに 9 0 度回転させて、設定キースイッチ 1 5 2 をオンにすると (設定キースイッチ 1 5 2 の信号がオンになると)、設定確認状態 (設定確認モード) に移行する。

【2 6 1 7】

なお、ベット数が賭けられているときは、図 4 1 のステップ S 2 7 4 で「Yes」となり、ステップ S 2 7 5 のメダル投入待ち処理に進まないため、設定キースイッチ 1 5 2 をオンにしても、設定確認状態には移行しない。

設定確認状態は、設定値の変更はできないが (設定変更スイッチ 1 5 3 を操作しても設定値は変わらないが)、現設定値を確認することができる。現設定値は、設定値表示 LED 7 3 に表示される。設定キーを反時計回りに回転させ、設定キースイッチ 1 5 2 をオフにすると、設定確認状態を終了する。

【2 6 1 8】

また、本実施形態では、入力ポート 0 には、設定キースイッチ 1 5 2 の信号は入力されていない。

さらにまた、本実施形態では、リール 3 1 の回転開始制御を実行するときには、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータについてはチェックしない。

【2 6 1 9】

たとえば、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないこと等が挙げられる。

【2 6 2 0】

このため、遊技を実行可能なベット数 (規定数に対応するベット数) が賭けられた後であって、設定キースイッチ 1 5 2 の信号が入力され (設定キースイッチ 1 5 2 の信号がオンであり)、かつフロントドア 1 2 が閉じている (ドアスイッチ 1 7 がオフである) 状況下で、スタートスイッチ 4 1 の操作が受け付けられた場合には、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行可能とする。

【2 6 2 1】

ここで、ベットスイッチ 4 0 を操作した後、ベットスイッチ 4 0 を離れたにもかかわらず、ベットスイッチ 4 0 の劣化により、ベットスイッチ 4 0 の操作が受け付けられたままの状態となってしまうおそれがある。

そして、ベットスイッチ 4 0 の操作が受け付けられたままの状態では、本実施形態では、スタートスイッチ 4 1 が操作されても、スタートスイッチ 4 1 の操作に基づくリール 3 1

10

20

30

40

50

の回転開始制御を実行しない。

【2622】

これにより、遊技者は、スタートスイッチ41を操作しても、リール31が回転しないので、スロットマシン10に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマシン10に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ40の操作が受け付けられたままの状態になったとしても、メイン制御基板50及びサブ制御基板80のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

10

【2623】

また、遊技の途中で設定キースイッチ152がオンになる（設定キースイッチ152の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ152の信号が入力された（設定キースイッチ152の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、遊技を実行可能なベット数（規定数に対応するベット数）が賭けられた状態で、設定キースイッチ152の信号が入力され（設定キースイッチ152の信号がオンであり）、かつフロントドア12が閉じている（ドアスイッチ17がオフである）状況下で、スタートスイッチ41の操作が受け付けられた場合には、スタートスイッチ41の操作に基づくリール31の回転開始制御を実行可能とする。

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

20

【2624】

一方、設定キースイッチ152の信号がオンである状況下では、設定キースイッチ152の信号がオンであることに基づいて所定の外部信号（たとえば、エラー等を知らせるための外部信号4（第11実施形態の図33））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン10において、何らかのエラーが発生したことを把握することができる。

なお、設定キースイッチ152の信号がオンである状況下において、設定キースイッチ152の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号X（第11実施形態の図33の外部信号1～5以外））を出力するように構成してもよい。

【2625】

また、本実施形態では、メイン制御基板50は、図251のステップS1411において、入力ポート0のデータを取得し、D0ビット（第1ストップスイッチ信号）、D1ビット（第2ストップスイッチ信号）、D2ビット（第3ストップスイッチ信号）のいずれかがオンであるか否かを判断する。

そして、D0～D2ビットのいずれか1つのみが「1」であるときは、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行する。

30

【2626】

これに対し、D0～D2ビットのうち2つ以上が「1」であるときや、D0～D2ビットのうちの1つに加え、D3～D7ビットのうちの1つ以上が「1」であるときは、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

40

特に、D0～D2ビットのうちの1つに加え、D5～D7ビットのうちの1つ以上が「1」であるときは、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

【2627】

これにより、複数のリール31が定速で回転し、かつベットスイッチ40（1ベットスイッチ40a、3ベットスイッチ40b）やスタートスイッチ41の操作が受け付けられている状況下で、第#ストップスイッチ42の操作が受け付けられた場合に、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しないようにすることができる。

【2628】

50

同様に、複数のリール 3 1 が定速で回転し、かつ左ストップスイッチ 4 2 の操作が受け付けられている状況下で、中ストップスイッチ 4 2 の操作が受け付けられた場合に、中ストップスイッチ 4 2 の操作に基づく中リール 3 1 の停止制御を実行しないようにすることができる。

【2629】

また、本実施形態では、入力ポート 0 には、設定キースイッチ 1 5 2 の信号は入力されていない。

さらにまた、本実施形態では、第 # リール 3 1 の停止制御を実行するときには、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータについてはチェックしない。

たとえば、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないこと等が挙げられる。

【2630】

このため、複数のリール 3 1 が定速で回転し、設定キースイッチ 1 5 2 の信号が入力され（設定キースイッチ 1 5 2 の信号がオンであり）、かつフロントドア 1 2 が閉じている（ドアスイッチ 1 7 がオフである）状況下で、第 # ストップスイッチ 4 2 の操作が受け付けられた場合には、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能とする。

【2631】

ここで、スタートスイッチ 4 1 を操作した後、スタートスイッチ 4 1 を離したにもかかわらず、スタートスイッチ 4 1 の劣化により、スタートスイッチ 4 1 の操作が受け付けられたままの状態になってしまうおそれがある。

そして、スタートスイッチ 4 1 の操作が受け付けられたままの状態では、本実施形態では、第 # ストップスイッチ 4 2 が操作されても、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しない。

【2632】

同様に、ベットスイッチ 4 0（1ベットスイッチ 4 0 a、3ベットスイッチ 4 0 b）を操作した後、ベットスイッチ 4 0 を離したにもかかわらず、ベットスイッチ 4 0 の劣化により、ベットスイッチ 4 0 の操作が受け付けられたままの状態になったときについても、第 # ストップスイッチ 4 2 が操作されても、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しない。

【2633】

これにより、遊技者は、第 # ストップスイッチ 4 2 を操作しても、第 # リール 3 1 が停止しないので、スロットマシン 1 0 に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマシン 1 0 に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ 4 0 やスタートスイッチ 4 1 の操作が受け付けられたままの状態になったとしても、メイン制御基板 5 0 及びサブ制御基板 8 0 のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

【2634】

また、遊技の途中で設定キースイッチ 1 5 2 がオンになる（設定キースイッチ 1 5 2 の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ 1 5 2 の信号が入力された（設定キースイッチ 1 5 2 の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、複数のリール 3 1 が定速で回転し、設定キースイッチ 1 5 2 の信号が入力され（設定キースイッチ 1 5 2 の信号がオンであり）、かつフロント

ドア１２が閉じている（ドアスイッチ１７がオフである）状況下で、第＃ストップスイッチ４２の操作が受け付けられた場合には、第＃ストップスイッチ４２の操作に基づく第＃リール３１の停止制御を実行可能とする。

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

【２６３５】

一方、設定キースwitch１５２の信号がオンである状況下では、設定キースwitch１５２の信号がオンであることに基づいて所定の外部信号（たとえば、エラー等を知らせるための外部信号４（第１１実施形態の図３３））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン１０において、何らかのエラーが発生したことを把握することができる。

なお、設定キースwitch１５２の信号がオンである状況下において、設定キースwitch１５２の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号X（第１１実施形態の図３３の外部信号１～５以外））を出力するように構成してもよい。

【２６３６】

以上、本発明の第３３実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

（１）図２５２は、第３３実施形態におけるメイン制御基板５０によるメイン処理（M_MAIN）の変形例を示すフローチャートである。

図２５２に示す第３３実施形態の変形例のフローチャートにおいて、図２５１と異なるステップには、ステップ番号にアンダーラインを付し、図２５１と同一のステップには、同一のステップ番号を付している。

以下、図２５１と異なる点を主として説明する。

【２６３７】

図２５２に示す第３３実施形態の変形例では、ステップS２９１の表示判定を実行し、ステップS２９２で「No」となり、ステップS２９３の処理を実行すると、ステップS１４１７に進み、メイン制御基板５０は、特定条件装置が作動しているか否かを判断する。ここで、特定条件装置が作動している状態として、たとえば、役抽選手段６１で当選番号「６」に当選し、当選番号「６」に対応する「１ＢＢ＋スイカ」条件装置が作動している状態、及び役抽選手段６１で当選番号「７」に当選し、当選番号「７」に対応する「１ＢＢ＋チェリー」条件装置が作動している状態を挙げることができる。

【２６３８】

そして、特定条件装置が作動している（当選番号「６」又は「７」に当選した）ときは、ステップS１４１７で「Yes」となって、ステップS１４１５に進み、特定条件装置が作動していない（特定条件装置とは異なる所定条件装置が作動している）ときは、ステップS１４１７で「No」となり、ステップS１４１５をスキップして、ステップS２９４に進む。

なお、所定条件装置が作動している状態として、たとえば、役抽選手段６１で当選番号「３」に当選し、当選番号「３」に対応するスイカ条件装置が作動している状態、及び役抽選手段６１で当選番号「４」に当選し、当選番号「４」に対応するチェリー条件装置が作動している状態を挙げることができる。

【２６３９】

ステップS１４１５に進むと、メイン制御基板５０は、入力ポート０の信号がオフか否かを判断する。すなわち、ストップスイッチ４２を含むいずれかのスイッチの操作が受け付けられているか否かを判断する。

そして、いずれかのスイッチの操作が受け付けられていると判断したときは、再度、ステップS１４１５の処理を実行し、いずれのスイッチの操作も受け付けられていないと判断したときは、ステップS２９４に進む。

【２６４０】

ステップS２９４に進むと、メイン制御基板５０は、入賞時のメダル払出し処理（M_WIN_PAY）を実行する。すなわち、メダルの払出し（付与）を実行する。このとき、クレ

10

20

30

40

50

ジット数が上限値「50」に到達していなければ、クレジット数を加算し、クレジット数が上限値「50」に到達していれば、ホッパーモータ36を駆動させて、実際のメダルをホッパー35から払い出す。なお、クレジット数が上限値「50」に到達しているか否かの判断は、たとえば、図49のステップS394において行う。そして、ステップS1416に進む。

ステップS1416に進むと、メイン制御基板50は、遊技終了コマンドをコマンドバッファにセットする。上述したように、遊技終了コマンドは、コマンドバッファにセットされると、その後に実行される割込み処理で、サブ制御基板80に送信される。

【2641】

このように、図252に示す第33実施形態の変形例では、ステップS291の表示判定の処理を実行した後、ステップS294の入賞時のメダル払出し(M_WIN_PAY)の処理を実行する前に、特定条件装置が作動しているか否かを判断し、特定条件装置が作動していると判断したときは、次に、いずれかのスイッチの操作が受け付けられているか否かを判断する。そして、いずれのスイッチの操作も受け付けられていないと判断すると、ステップS294に進む。

10

このため、特定条件装置が作動している遊技において、3個目のリール31に対応するストップスイッチ42を操作し続けると、メダルの払出しは行われず、3個目のリール31に対応するストップスイッチ42を離すと、メダルの払出しが行われる。

【2642】

これに対し、特定条件装置が作動していない遊技では、3個目のリール31に対応するストップスイッチ42を操作し続けても、メダルの払出しが行われる。

20

これにより、3個目のリール31に対応するストップスイッチ42を操作し続けてもメダルが払い出されたか、3個目のリール31に対応するストップスイッチ42を操作し続けているときはメダルが払い出されず、3個目のリール31に対応するストップスイッチ42を離すとメダルが払い出されたかによって、特定条件装置が作動しているか否かを判別可能にすることができる。

【2643】

たとえば、役抽選手段61で当選番号「4」に当選し、当選番号「4」に対応するチェリー条件装置が作動した遊技において、チェリーに対応する「チェリー」-「ANY」-「ANY」の図柄組合せが有効ラインに停止表示されたときは、3個目のリール31（たとえば、右リール31）に対応するストップスイッチ42（たとえば、右ストップスイッチ42）を操作し続けても、メダルが払い出される。

30

【2644】

これに対し、役抽選手段61で当選番号「7」に当選し、当選番号「7」に対応する「1BB+チェリー」条件装置が作動した遊技において、チェリーに対応する「チェリー」-「ANY」-「ANY」の図柄組合せが有効ラインに停止表示されたときは、3個目のリール31（たとえば、右リール31）に対応するストップスイッチ42（たとえば、右ストップスイッチ42）を操作し続けていると、メダルが払い出されない。そして、3個目のリール31に対応するストップスイッチ42を離すと、メダルが払い出される。

【2645】

40

これにより、チェリーに対応する「チェリー」-「ANY」-「ANY」の図柄組合せが有効ラインに停止表示されたときに、3個目のリール31に対応するストップスイッチ42を操作し続けても、メダルが払い出されたか否かによって、1BB条件装置が作動したか否かを判別可能にすることができる。

【2646】

(2) 上記実施形態では、ステップS1415において、第1ストップスイッチ42、第2ストップスイッチ42、第3ストップスイッチ42、1ベットスイッチ40a、3ベットスイッチ40b、スタートスイッチ41のいずれかの操作が受け付けられているか否かを判断したが、これに限らない。

たとえば、ステップS1415において、第1ストップスイッチ42、第2ストップスイ

50

ッチ４２、第３ストップスイッチ４２についてのみ、操作が受け付けられているか否かを判断するようにしてもよい。

【２６４７】

（３）上記実施形態では、ステップＳ１４１６において、遊技終了コマンドをコマンドバッファにセットした。そして、遊技終了コマンドをサブ制御基板８０に送信し、サブ制御基板８０側で、遊技結果に関する演出を制御した。しかし、これに限らない。

たとえば、遊技結果に関する演出を、メイン制御基板５０側で制御してもよい。そして、ステップ１４１８において、メイン制御基板５０により、遊技結果に関する演出を実行するようにしてもよい。

【２６４８】

（４）上記実施形態では、リール３１及びモータ３２を停止させるときに、モータ３２（ステッピングモータ）に４相励磁出力を行うとしたが、これに限らない。

リール３１及びモータ３２を停止させるときに、たとえば、１相励磁出力を行ってもよく、２相励磁出力を行ってもよく、３相励磁出力を行ってもよい。また、まず、２相励磁出力を行って、弱めのブレーキをかけ、その後、２相励磁出力から４相励磁出力に切り替えて、強めのブレーキをかけることにより、リール３１及びモータ３２の回転を停止させるようにしてもよい。

（５）第１～第３３実施形態、及び第１～第３３実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【２６４９】

<第３４実施形態>

第３４実施形態は、リール３１の駆動状態を示すデータを記憶可能な第＃リール駆動状態（`_WK_RL#_STS`）を各リール３１ごとに備え、第＃リール駆動状態（`_WK_RL#_STS`）に記憶されているデータと「４０（Ｈ）」との論理積（ＡＮＤ）演算を実行し、その結果が「０」になったときは、インデックスを検知したと判断し、その結果が「０」にならなかったときは、インデックスを検知していないと判断するものである。

【２６５０】

そして、第＃リール駆動状態（`_WK_RL#_STS`）に記憶されているデータと「４０（Ｈ）」との論理積演算を実行した結果、「０」にならなかったときは、ストップスイッチ４２が操作されても、そのストップスイッチ４２に対応するリール３１の停止制御を実行しないものである。

【２６５１】

リール３１の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、ＲＴ及びメイン遊技状態については、第２３実施形態と同様である。

図２５３及び図２５４は、第３４実施形態において、ＲＷＭ５３に記憶されるデータのうち、第３４実施形態に係る主要なデータを示す図である。なお、図２５３及び図２５４に示すデータは、一部のデータであり、図示したデータ以外にも、種々のデータがＲＷＭ５３に記憶される。

なお、図２５４中、「Ｄ０」～「Ｄ１５」は、１６ビットデータのＤ０ビットからＤ１５ビットをそれぞれ示している。

【２６５２】

図２５３中、アドレス「Ｆ０６７（Ｈ）」の第１リール駆動状態（`_WK_RL1_STS`）は、第１（左）リール３１のモータ３２の駆動状態を示すデータを記憶する記憶領域である。

Ｄ０ビットは、４相励磁による減速中であるか否かを示し、「１」は、４相励磁による減速中であることを示し、「０」は、４相励磁による減速中でないことを示す。

Ｄ１ビットは、２相励磁による減速中であるか否かを示し、「１」は、４相励磁による減速中であることを示し、「０」は、４相励磁による減速中でないことを示す。

Ｄ５ビットは、減速中であるか否かを示し、「１」は、減速中であることを示し、「０」は、減速中でないことを示す。

【２６５３】

10

20

30

40

50

4 相励磁による減速中も、D 1 ビットは「1」になる。

また、2 相励磁による減速中、及び 4 相励磁による減速中のいずれにおいても、D 5 ビットは「1」になる。

これにより、2 相励磁による減速中は、D 0 ビットは「0」、D 1 ビット及び D 5 ビットは「1」になる。

また、4 相励磁による減速中は、D 0 ビット、D 1 ビット及び D 5 ビットがいずれも「1」になる。

【2 6 5 4】

本実施形態では、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と、第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になると、まず、2 相励磁出力を行う。これにより、モータ 3 2 に弱めのブレーキをかける。その後、2 相励磁出力から 4 相励磁出力に切り替える。これにより、モータ 3 2 に強めのブレーキをかけて、リール 3 1 及びモータ 3 2 の回転を停止させる。

このようにして、本実施形態では、モータ 3 2 の負荷を軽減するようにしている。

【2 6 5 5】

また、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と、第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になると、D 5 ビットが「1」になる。

さらに、D 5 ビットが「1」であり、第 # リール 1 3 の 1 図柄のステップ番号（_NB_RL#_STEP）が「1 6」未満であるときに、2 相励磁出力を行う。このとき、D 1 ビットが「1」になる。すなわち、2 相励磁による減速中となり、D 0 ビットは「0」、D 1 ビット及び D 5 ビットは「1」になる。

【2 6 5 6】

そして、D 5 ビットが「1」であり、第 # リール 1 3 の 1 図柄のステップ番号（_NB_RL#_STEP）が「1 6」以上になると、2 相励磁出力から 4 相励磁出力に切り替えられる（2 相励磁による減速が終了する）。このとき、D 1 ビット及び D 5 ビットは「1」のまま、D 0 ビットが「1」になる。すなわち、4 相励磁による減速中となり、D 0 ビット、D 1 ビット及び D 5 ビットがいずれも「1」になる。

【2 6 5 7】

なお、2 相励磁による減速中となる 2 相励磁減速期間を計時（カウント）し、この 2 相励磁減速期間が経過した後に、4 相励磁による減速を開始してもよい。

また、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になったときに限らず、たとえば、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になり、かつ第 # リール 1 3 の 1 図柄のステップ番号（_NB_RL#_STEP）が予め定めた値（たとえば、「3」）になったときに、2 相励磁出力を行って、モータ 3 2 に弱めのブレーキをかけるとともに、D 5 ビットを「1」にしてもよい。

【2 6 5 8】

D 2 ビットは、定速中であるか否かを示し、「1」は、定速中であることを示し、「0」は、定速中でないことを示す。

加速処理が終了すると、D 2 ビットが「1」になる。

減速開始（第 # リール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられてから、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と、第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になるまでの間）、減速中、2 相励磁による減速中、及び 4 相励磁による減速中も、D 2 ビットは「1」である。

【2 6 5 9】

なお、第 # リール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられてから、第 # リール図柄番号（通過位置用）（_NB_RL#_PASPIC）と、第 # リール図柄番号（停止位置用）（_NB_RL#_STPPIC）とが同一値になり、かつ第 # リール 1 3 の 1 図柄のステ

10

20

30

40

50

ップ番号 (NB_RL#_STEP) が予め定めた値 (たとえば、「3」) になるまでの間を、減速開始とし、その間、D 2 ビットを「1」にしてもよい。

【2660】

D 3 ビットは、加速中であるか否かを示し、「1」は、加速中であることを示し、「0」は、加速中でないことを示す。

D 4 ビットは、回転準備の状態であるか否かを示し、「1」は、回転準備の状態であることを示し、「0」は、回転準備の状態でないことを示す。

D 6 ビットは、インデックス検知前であるか否かを示し、「1」は、インデックス検知前であることを示し、「0」は、インデックス検知前でない (インデックス検知後である) ことを示す。

10

【2661】

スタートスイッチ 4 1 の操作が受け付けられると、第 # リール駆動状態 (WK_RL#_STS) に、「50 (H)」(「01010000 (B)」) がセットされる。

その後、第 # リール 3 1 のモータ 3 2 の加速開始時に、第 # リール駆動状態 (WK_RL#_STS) に、「48 (H)」(「01001000 (B)」) がセットされる。

スタートスイッチ 4 1 の操作が受け付けられてから、第 # リール 3 1 のモータ 3 2 の加速が開始するまでの間が、回転準備の状態となる。この間、D 4 ビットが「1」になる。そして、第 # リール 3 1 のモータ 3 2 の加速が開始すると、D 3 ビットが「1」になり、D 4 ビットが「0」になる。

その後、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知すると、第 # リールセンサ信号の立ち上がり時に、D 6 ビットが「1」から「0」になる。

20

【2662】

D 7 ビットは、減速開始の状態であるか否かを示し、「1」は、減速開始の状態であることを示し、「0」は、減速開始の状態でないことを示す。

第 # リール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられると、D 7 ビットが「1」になる。

第 # リール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられてから、第 # リール図柄番号 (通過位置用) (NB_RL#_PASPIC) と、第 # リール図柄番号 (停止位置用) (NB_RL#_STPPIC) とが同一値になるまでの間が、減速開始の状態である。

また、減速中、2 相励磁による減速中、及び 4 相励磁による減速中も、D 7 ビットは「1」である。

30

【2663】

図 253 中、アドレス「F068 (H)」の第 2 リール駆動状態 (WK_RL2_STS) は、第 2 (中) リール 3 1 のモータ 3 2 の駆動状態を示すデータを記憶する記憶領域であり、アドレス「F069 (H)」の第 3 リール駆動状態 (WK_RL3_STS) は、第 3 (右) リール 3 1 のモータ 3 2 の駆動状態を示すデータを記憶する記憶領域である。これらの内容は、アドレス「F067 (H)」の第 1 リール駆動状態 (WK_RL1_STS) と同様である。

【2664】

図 254 中、アドレス「F090 (H)」の入力ポート 0 レベルデータ (PT_IN0_OLD) は、入力ポート 0 の各ビットに入力される第 1 ストップスイッチ信号 (D 0 ビット)、第 2 ストップスイッチ信号 (D 1 ビット)、第 3 ストップスイッチ信号 (D 2 ビット)、1 ベットスイッチ信号 (D 3 ビット)、3 ベットスイッチ信号 (D 4 ビット)、スタートスイッチ信号 (D 5 ビット)、精算スイッチ信号 (D 6 ビット) のオン／オフを記憶する記憶領域である。

40

【2665】

第 # ストップスイッチ信号は、第 # ストップスイッチ 4 2 が操作される (停止ボタン 4 2 a が押し込まれる) とオンになり、第 # ストップスイッチ 4 2 が離される (押し込まれていた停止ボタン 4 2 a が離されて元の位置に戻る) とオフになる。

1 ベットスイッチ信号、3 ベットスイッチ信号、スタートスイッチ信号、精算スイッチ信

50

号についても、第 # ストップスイッチ信号と同様に、対応するスイッチが操作されるとオンになり、対応するスイッチが離されるとオフになる。

そして、割込み処理において、入力ポート 0 の各ビットに入力される信号を読み込んで、各信号のオン／オフを判断し、オンであるときは、対応するビットに「1」を記憶し、オフであるときは、対応するビットに「0」を記憶する。

【2666】

図254中、アドレス「F095(H)」のリール停止フラグ(_FL_STOP_LP)は、各リール31に対応するストップスイッチ42の操作(停止操作)が受け付けられたか否かを示すデータを記憶する記憶領域である。

D0ビットは、第1(左)リール31の停止操作が受け付けられたか否かを示し、「1」は、停止操作が受け付けられていないことを示し、「0」は、停止操作が受け付けられたこと(受け済み)を示す。

また、D1ビットは、第2(中)リール31の停止操作が受け付けられたか否か示し、D2ビットは、第3(右)リール31の停止操作が受け付けられたか否かを示す。これらの内容は、D0ビットと同様である。

【2667】

遊技開始ごとに、リール停止フラグ(_FL_STOP_LP)に、初期値「00000111(B)」がセットされる。

そして、第1(左)ストップスイッチ42の操作が受け付けられると、リール停止フラグ(_FL_STOP_LP)のD0ビットに「0」がセットされる。同様に、第2(中)ストップスイッチ42の操作が受け付けられると、D1ビットに「0」がセットされ、第3(右)ストップスイッチ42の操作が受け付けられると、D2ビットに「0」がセットされる。

【2668】

図255(a)は、ストップスイッチ判定テーブル(TBL_STPBTN_CHK)を示す図である。ストップスイッチ判定テーブル(TBL_STPBTN_CHK)に記憶されているデータは、入力ポート0レベルデータ(_PT_IN0_OLD)に記憶されているデータと比較されるものであり、両データが一致するか否かによって、ストップスイッチ42の操作が有効であるか否かを判定するときに用いられるものである。

図255(b)は、停止受付可判定テーブルを示す図である。停止受付可判定テーブルに記憶されているデータは、各リール31がインデックスの検知前か検知後かの検査を行うときに用いられるものであり、この検査によってリール31の停止受け付けが可能であるか否かを判定するときに用いられるものである。

【2669】

図256は、第34実施形態におけるメイン処理(M_MAIN)を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

図256に示す第34実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

【2670】

また、第34実施形態のメイン処理(M_MAIN)においても、図139のステップS295～ステップS300の処理を実行するが、図256では、ステップS295～ステップS300の処理の図示を省略している。

以下、図139と異なる点を主として説明する。

【2671】

図256に示すように、第34実施形態では、ステップS751のスタートスイッチ受付処理(M_START_CTL)を実行すると、次にステップS1421に進む。

ステップS1421に進むと、メイン制御基板50は、リール停止受付チェックを実行する。この処理は、後述する図257に示す処理である。そして、ステップS1421のリール停止受付チェックが終了すると、ステップS291に進む。

【2672】

ステップ S 2 9 1 に進むと、メイン制御基板 5 0 は、表示判定を実行する。

具体的には、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断する。

また、メダルの払出し（付与）が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数（付与数）を決定する。そして、ステップ S 2 9 2 に進む。

なお、決定したメダルの払出し数は、所定のレジスタにのみ記憶（保存）し、RWM 5 3 には記憶しないようにしてもよく、また、RWM 5 3 に記憶するようにしてもよい。

【 2 6 7 3 】

また、ステップ S 2 9 2 で「N o」となり、ステップ S 2 9 3 の処理を実行すると、ステップ S 1 4 2 2 に進む。

ステップ S 1 4 2 2 に進むと、メイン制御基板 5 0 は、いずれかのストップスイッチ信号がオンである（いずれかのストップスイッチ 4 2 の操作が受け付けられている）か否かを判断する。

具体的には、ステップ S 1 4 2 2 では、メイン制御基板 5 0 は、まず、RWM 5 3 のアドレス「F 0 9 0（H）」の入力ポート 0 レベルデータ（_PT_IN0_OLD）（図 2 5 4）に記憶されているデータを A レジスタに記憶する。

次に、メイン制御基板 5 0 は、A レジスタ値と「0 0 0 0 0 1 1 1（B）」との論理積（AND）演算を行い、その結果が「0」である（ゼロフラグが「1」である）か否かを判断する。これにより、いずれかのストップスイッチ信号がオンであるか否か、すなわち、いずれかのストップスイッチ 4 2 の操作が受け付けられているか否かを判断する。

【 2 6 7 4 】

そして、上記の論理積演算の結果が「0」でない（ゼロフラグが「1」でない）ときは、いずれかのストップスイッチ信号がオンである（いずれかのストップスイッチ 4 2 の操作が受け付けられている）と判断し、ステップ S 1 4 2 2 で「Y e s」となり、再度、ステップ S 1 4 2 2 の処理を実行する。すなわち、ステップ S 1 4 2 2 の処理を繰り返す。これに対し、上記の論理積演算の結果が「0」である（ゼロフラグが「1」である）ときは、いずれのストップスイッチ信号もオフである（いずれのストップスイッチ 4 2 の操作も受け付けられていない）と判断し、ステップ S 1 4 2 2 で「N o」となり、ステップ S 2 9 4 に進む。

【 2 6 7 5 】

ここで、左ストップスイッチ 4 2、中ストップスイッチ 4 2、及び右ストップスイッチ 4 2 のうち、少なくとも 1 つの操作が受け付けられているときは、少なくとも 1 つのストップスイッチ信号がオンになり、入力ポート 0 レベルデータ（_PT_IN0_OLD）の D 0 ～ D 2 ビットの少なくとも 1 つが「1」になる。

また、入力ポート 0 レベルデータ（_PT_IN0_OLD）の D 0 ～ D 2 ビットの少なくとも 1 つが「1」であるときは、上記の論理積演算の結果は「0」にならない（ゼロフラグが「1」にならない）。

そして、上記の論理積演算の結果が「0」でない（ゼロフラグが「1」でない）ときは、ステップ S 1 4 2 2 で「Y e s」となり、ステップ S 1 4 2 2 の処理を繰り返す。この場合、ステップ S 2 9 4 以降の処理に進まないで、入賞時のメダル払出し処理（M_WIN_PAY）は実行されない。

【 2 6 7 6 】

これに対し、左ストップスイッチ 4 2、中ストップスイッチ 4 2、及び右ストップスイッチ 4 2 がいずれも離されているときは、左ストップスイッチ信号、中ストップスイッチ信号、及び右ストップスイッチ信号がいずれもオフになり、入力ポート 0 レベルデータ（_PT_IN0_OLD）の D 0 ～ D 2 ビットがいずれも「0」になる。

また、入力ポート 0 レベルデータ（_PT_IN0_OLD）の D 0 ～ D 2 ビットがいずれも「0」であるときは、上記の論理積演算の結果は「0」になる（ゼロフラグが「1」になる）。そして、上記の論理積演算の結果が「0」である（ゼロフラグが「1」である）ときは、ステップ S 1 4 2 2 で「N o」となり、ステップ S 2 9 4 に進む。

【 2 6 7 7 】

ステップ S 2 9 4 に進むと、メイン制御基板 5 0 は、入賞時のメダル払出し処理 (M_WIN_PAY) を実行する。すなわち、クレジット数が上限値「5 0」に到達していないときは、クレジット数を加算し、クレジット数が上限値「5 0」に到達しているときは、ホッパーモータ 3 6 を駆動させて、実際のメダルをホッパー 3 5 から払い出す。なお、クレジット数が上限値「5 0」に到達しているか否かの判断は、たとえば、図 4 9 のステップ S 3 9 4 において行う。

【2 6 7 8】

ここで、本実施形態では、ステップ S 2 9 1 で表示判定を行い、その後、ステップ S 1 4 2 2 でいずれかのストップスイッチ信号がオンであるか否かを判断し、いずれのストップスイッチ信号もオフであるときに、ステップ S 2 9 4 に進み、入賞時のメダル払出し処理 (M_WIN_PAY) を実行する。

10

このため、3 番目（最後）のストップスイッチ 4 2 の操作が受け付けられている状態が継続していても、メダルの払出し数（付与数）を決定可能であるが、いずれかのストップスイッチ 4 2 の操作が受け付けられている場合には、ステップ S 1 4 2 2 で「Yes」となり、ステップ S 2 9 4 に進まないの、入賞時のメダル払出し処理 (M_WIN_PAY) を実行しない。そして、すべてのストップスイッチ 4 2 が離されると、ステップ S 1 4 2 2 で「No」となり、ステップ S 2 9 4 に進み、入賞時のメダル払出し処理 (M_WIN_PAY) が実行可能となる。

【2 6 7 9】

また、たとえば、3 番目（最後）のストップスイッチ 4 2（たとえば、右ストップスイッチ 4 2）の操作が受け付けられた状況で、他のストップスイッチ 4 2（たとえば、左ストップスイッチ 4 2）を操作し、その後、他のストップスイッチ 4 2（たとえば、左ストップスイッチ 4 2）を操作したまま、3 番目（最後）のストップスイッチ 4 2（たとえば、右ストップスイッチ 4 2）を離したとする。

20

この場合、他のストップスイッチ 4 2（たとえば、左ストップスイッチ 4 2）の操作が受け付けられている状態が継続していても、メダルの払出し数（付与数）を決定可能であるが、他のストップスイッチ 4 2（たとえば、左ストップスイッチ 4 2）の操作が受け付けられているため、ステップ S 1 4 2 2 で「Yes」となり、ステップ S 2 9 4 に進まないの、入賞時のメダル払出し処理 (M_WIN_PAY) を実行しない。

【2 6 8 0】

30

このように、いずれかのストップスイッチ 4 2 の操作が受け付けられている状況下では、ステップ S 1 4 2 2 で「Yes」となり、ステップ S 2 9 4 に進まないの、入賞時のメダル払出し処理 (M_WIN_PAY) を実行しない。

そして、すべてのストップスイッチ 4 2 が離されると、ステップ S 1 4 2 2 で「No」となり、ステップ S 2 9 4 に進み、入賞時のメダル払出し処理 (M_WIN_PAY) を実行可能となる。

これにより、遊技者の所望のタイミングで、クレジット数の加算又はホッパー 3 5 からのメダルの払出しが行われるようにすることができる。

【2 6 8 1】

図 2 5 7 は、図 2 5 6 のステップ S 1 4 2 1 におけるリール停止受付チェックを示すフローチャートである。

40

ステップ S 1 4 3 1 では、メイン制御基板 5 0 は、RWM 5 3 のアドレス「F 0 9 0 (H)」の入力ポート 0 レベルデータ (PT_IN0_OLD) (図 2 5 4) が「0」であるか否かを判断する。

具体的には、RWM 5 3 のアドレス「F 0 9 0 (H)」の入力ポート 0 レベルデータ (PT_IN0_OLD) (図 2 5 4) に記憶されているデータを A レジスタに記憶し、A レジスタ値が「0」であるか否かを判断する。

【2 6 8 2】

そして、「0」でないと判断したときは、ステップ S 1 4 3 1 で「No」となり、再度、ステップ S 1 4 3 1 の処理を実行する。すなわち、「Yes」となるまで、ステップ S 1

50

4 3 1 の処理を繰り返す。

これに対し、「0」であると判断したときは、ステップ S 1 4 3 1 で「Y e s」となり、次のステップ S 1 4 3 2 に進む。

【2 6 8 3】

このように、本実施形態では、ステップ S 1 4 3 1 で入力ポート 0 レベルデータ (_PT_IN0_OLD) のデータが「0」であるか否かを判断し、「0」であると判断したときに、ステップ S 1 4 3 2 に進む。

これにより、入力ポート 0 に入力されるいずれかのスイッチの信号がオンである（いずれかのスイッチの操作が受け付けられている）状況下では、リール 3 1 の停止制御を実行しないようになっている。

なお、ステップ S 1 4 3 1 では、RWM 5 3 の入力ポート 0 レベルデータ (_PT_IN0_OLD) に記憶されているデータを取得するのではなく、入力ポート 0 に入力される信号のデータを直接取得してもよい。

【2 6 8 4】

ステップ S 1 4 3 2 に進むと、メイン制御基板 5 0 は、停止受付可検査を実行する。この処理は、後述する図 2 5 8 に示す処理である。そして、ステップ S 1 4 3 2 の停止受付可検査が終了すると、次にステップ S 1 4 3 3 に進む。

ステップ S 1 4 3 3 に進むと、メイン制御基板 5 0 は、検査データがあるか否かを判断する。

具体的には、ステップ S 1 4 3 3 では、ゼロフラグが「1」であるか否かを判断する。すなわち、後述する図 2 5 8 のステップ S 1 4 5 4 における論理積 (A N D) 演算の結果が「0」であるか否かを判断する。

【2 6 8 5】

そして、ゼロフラグが「1」でないときは、検査データがあると判断し、ステップ S 1 4 3 3 で「Y e s」となり、ステップ S 1 4 3 9 の停止受付可検査に進む。

これに対し、ゼロフラグが「1」であるときは、検査データがないと判断し、ステップ S 1 4 3 3 で「N o」となり、ステップ S 1 4 3 4 に進む。

ステップ S 1 4 3 4 に進むと、メイン制御基板 5 0 は、RWM 5 3 のアドレス「F 0 9 0 (H)」の入力ポート 0 レベルデータ (_PT_IN0_OLD) (図 2 5 4) が「0」であるか否かを判断する。

【2 6 8 6】

具体的には、RWM 5 3 のアドレス「F 0 9 0 (H)」の入力ポート 0 レベルデータ (_PT_IN0_OLD) (図 2 5 4) に記憶されているデータを A レジスタに記憶し、A レジスタ値が「0」であるか否かを判断する。

そして、「0」であると判断したときは、ステップ S 1 4 3 4 で「Y e s」となり、ステップ S 1 4 3 2 に戻る。これにより、ステップ S 1 4 3 2 からステップ S 1 4 3 4 までの処理を繰り返すことになる。

これに対し、「0」でないと判断したときは、ステップ S 1 4 3 4 で「N o」となり、次のステップ S 1 4 3 5 に進む。

【2 6 8 7】

ステップ S 1 4 3 5 に進むと、メイン制御基板 5 0 は、入力ポート 0 レベルデータ (_PT_IN0_OLD) に記憶されているデータと、ストップスイッチ判定テーブルに記憶されているいずれかのデータとが一致する（一致データあり）か否かを判断する。

具体的には、まず、ステップ S 1 4 3 4 で A レジスタに記憶したデータと、ストップスイッチ判定テーブルの先頭（1 行目）に記憶されている「0 0 0 0 0 1 0 0 (B)」とが一致するか否かを判断する。

そして、一致すると判断したときは、第 3（右）ストップスイッチ 4 2 の操作が受け付けられていると判断し、次のステップ S 1 4 3 6 に進む。

【2 6 8 8】

これに対し、一致しないと判断したときは、次に、ステップ S 1 4 3 4 で A レジスタに記

10

20

30

40

50

憶したデータと、ストップスイッチ判定テーブルの2行目に記憶されている「00000010 (B)」とが一致するか否かを判断する。

そして、一致すると判断したときは、第2 (中) ストップスイッチ42の操作が受け付けられていると判断し、次のステップS1436に進む。

これに対し、一致しないと判断したときは、次に、ステップS1434でAレジスタに記憶したデータと、ストップスイッチ判定テーブルの3行目に記憶されている「00000001 (B)」とが一致するか否かを判断する。

【2689】

そして、一致すると判断したときは、第1 (左) ストップスイッチ42の操作が受け付けられていると判断し、次のステップS1436に進む。

これに対し、一致しないと判断したときは、ストップスイッチ判定テーブルに記憶されているいずれのデータとも一致しない (一致データなし) と判断し、ステップS1431に戻る。これにより、ステップS1431からステップS1435までの処理を繰り返すことになる。

【2690】

たとえば、第1 (左) ストップスイッチ42の操作が受け付けられると、入力ポート0レベルデータ (_PT_IN0_OLD) のデータが「00000001 (B)」になる。

この場合、ストップスイッチ判定テーブルの3行目に記憶されている「00000001 (B)」と一致するので、第1 (左) ストップスイッチ42の操作が受け付けられていると判断し、ステップS1436に進む。

【2691】

また、たとえば、第1 (左) ストップスイッチ42及び第2 (中) ストップスイッチ42の操作が同時に受け付けられると、入力ポート0レベルデータ (_PT_IN0_OLD) のデータが「00000011 (B)」になる。

この場合、ストップスイッチ判定テーブルに記憶されているいずれのデータとも一致しないので、一致データなしと判断し、ステップS1431に戻る。

【2692】

このように、本実施形態では、複数のストップスイッチ42の操作が同時に受け付けられたときや、ストップスイッチ42及び他のスイッチ (1ベットスイッチ40a、3ベットスイッチ40b、スタートスイッチ41、精算スイッチ43) の操作が同時に受け付けられたときは、ステップS1435で一致データなしと判断され、ステップS1431に戻る。

これにより、本実施形態では、複数のストップスイッチ42が同時に操作されたときや、ストップスイッチ42と他のスイッチとが同時に操作されたときは、リール31の停止制御を実行しないようにしている。

【2693】

すなわち、すべてのリール31について、定速で回転し、かつインデックスを検知して、ストップスイッチ42の操作が受け付け可能な状態になっていたとしても、複数のストップスイッチ42が同時に操作されたときや、ストップスイッチ42と他のスイッチとが同時に操作されたときは、ステップS1435で一致データなしと判断し、ステップS1431に戻り、リール31の停止制御を実行しない。

【2694】

ステップS1436に進むと、メイン制御基板50は、停止受け済みのリール31についてのストップスイッチ信号がオンになった (ストップスイッチ42の操作が受け付けられた) か否かを判断する。

具体的には、ステップS1434でAレジスタに記憶したデータと、RWM53のアドレス「F095 (H)」のリール停止フラグ (_FL_STOP_LP) のデータとの論理積 (AND) 演算を行い、その結果が「0」である (ゼロフラグが「1」である) か否かを判断する。

【2695】

10

20

30

40

50

そして、上記の論理積演算の結果が「0」である（ゼロフラグが「1」である）ときは、停止受け付け済みのリール31についてのストップスイッチ信号がオンになったと判断し、ステップS1436で「Yes」となり、ステップS1431に戻る。これにより、ステップS1431からステップS1436までの処理を繰り返すことになる。この場合、ステップS1437に進まないで、リール31の停止制御を実行しない。

【2696】

これに対し、上記の論理積演算の結果が「0」でない（ゼロフラグが「1」でない）ときは、停止受け付け済みでない（停止受け付け可能な）リール31についてのストップスイッチ信号がオンになったと判断し、ステップS1436で「No」となり、ステップS1437に進む。この場合、リール31の停止制御を実行可能となる。

10

このようにして、本実施形態では、既に停止操作が受け付けられたストップスイッチ42に対応するリール31についての停止制御は実行せず、まだ停止操作が受け付けられていないストップスイッチ42に対応するリール31についての停止制御を実行するようにしている。

【2697】

ステップS1437に進むと、メイン制御基板50は、停止受け付け時の処理を実行する。この処理では、今回遊技の役抽選結果と、第#ストップスイッチ42の操作が受け付けられた瞬間の第#リール31の位置とに基づいて、第#リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、第#リール図柄番号（停止位置用）に記憶する。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。

20

【2698】

より具体的には、図257のステップS1437における停止受け付け時の処理では、第25実施形態の図194におけるステップS1022～S1024に相当する処理を実行する。すなわち、ステップS1434～S1436でオンと判断されたストップスイッチ42に対応するリール31について、図194のステップS1022～S1023に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ42の操作が受け付けられた瞬間のリール31の位置とに基づいて、リール31の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）に記憶する。さらに、図194のステップS1024における停止図柄セット（M_STOPPIC_SET）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（_WK_STOP_PIC1～9）を更新する。

30

【2699】

なお、ステップS1437の処理（第25実施形態の図194におけるステップS1022～S1024に相当する処理）以降に実行される割込み処理により、第#リール図柄番号（通過位置用）と第#リール図柄番号（停止位置用）とが同一値になったと判断すると、第#リール31のモータ32に対し、2相励磁による減速を行い、その後、4相励磁による減速に切り替える。

【2700】

また、第#リール図柄番号（通過位置用）と第#リール図柄番号（停止位置用）とが同一値になり、かつ第#リール13の1図柄のステップ番号（_NB_RL#_STEP）が予め定めた値（たとえば、「3」）になったときに、第#リール31のモータ32に対し、2相励磁による減速を行い、その後、4相励磁による減速に切り替えるようにしてもよい。

40

【2701】

そして、ステップS1437の停止受け付け時の処理を実行すると、次にステップS1438に進み、メイン制御基板50は、すべてのリール31が停止したか否かを判断する。具体的には、RWM53のアドレス「F095（H）」のリール停止フラグ（_FL_STOP_LP）のデータが「0」であるか否かを判断する。

ここで、リール停止フラグ（_FL_STOP_LP）のデータが「0」でないときは、いずれかのリール31が停止していないと判断し、ステップS1438で「No」となり、ステップS1431に戻る。これにより、ステップS1431以降の処理を繰り返すことになる。

50

【2702】

これに対し、リール停止フラグ（_FL_STOP_LP）のデータが「0」であるときは、すべてのリール31が停止したと判断し、ステップS1438で「Yes」となり、本フローチャートによる処理を終了する。

本フローチャートによる処理を終了すると、図256のステップS291に進み、表示判定を実行する。そして、図256のステップS291の表示判定において、役に対応する図柄組合せが有効ラインに停止表示されたか否かを判断し、メダルの払出し（付与）が行われる図柄組合せが有効ラインに停止表示されたときは、メダルの払出し数（付与数）を決定する。

【2703】

上述したように、3番目（最後）のストップスイッチ42の操作が受け付けられている状態が継続していても、図256のステップS291に進むので、メダルの払出し数（付与数）を決定可能である。

しかし、3番目（最後）のストップスイッチ42の操作が受け付けられている状態が継続していると、図256のステップS1422で「Yes」となり、図256のステップS294に進まないで、入賞時のメダル払出し処理（M_WIN_PAY）を実行しない。

そして、すべてのストップスイッチ42が離されると、図256のステップS1422で「No」となり、図256のステップS294に進み、入賞時のメダル払出し処理（M_WIN_PAY）が実行可能となる。

【2704】

また、図257のステップS1439に進むと、メイン制御基板50は、停止受付可検査を実行する。この処理は、後述する図258に示す処理である。そして、ステップS1439の停止受付可検査が終了すると、次にステップS1440に進む。

ステップS1440に進むと、メイン制御基板50は、検査データがあるか否かを判断する。

具体的には、ステップS1440では、ゼロフラグが「1」であるか否かを判断する。すなわち、後述する図258のステップS1454における論理積（AND）演算の結果が「0」であるか否かを判断する。

【2705】

そして、ゼロフラグが「1」でないときは、検査データがあると判断し、ステップS1440で「Yes」となり、ステップS1439の停止受付可検査に戻る。これにより、ステップS1439及びステップS1440の処理を繰り返すことになる。

これに対し、ゼロフラグが「1」であるときは、検査データがないと判断し、ステップS1440で「No」となり、ステップS1431に戻る。これにより、ステップS1431以降の処理を繰り返すことになる。

【2706】

図258は、図257のステップS1432及びステップS1439における停止受付可検査を示すフローチャートである。

ステップS1451では、メイン制御基板50は、停止受付可判定テーブル（図255（b））をセットする。そして、次のステップS1452に進む。

ステップS1452に進むと、メイン制御基板50は、停止受付可判定テーブルから検査回数を取得する。具体的には、停止受付可判定テーブルの先頭（1行目）に記憶されている検査回数「3」を取得してBレジスタに記憶する。そして、次のステップS1453に進む。

【2707】

ステップS1453に進むと、メイン制御基板50は、停止受付可判定テーブルからマスクデータ及び検査RWMアドレスの下位アドレスを取得する。具体的には、停止受付可判定テーブルの2行目～4行目に記憶されているマスクデータ「40（H）」を取得してCレジスタに記憶するとともに、検査RWMアドレスの下位アドレス「LOW_WK_RL1_STS」～「LOW_WK_RL1_STS」（「67（H）」～「69（H）」）を取得してAレジスタ

10

20

30

40

50

に記憶する。そして、次のステップ S 1 4 5 4 に進む。

【2708】

ここで、1 回目の検査では、2 行目に記憶されているマスクデータ「40 (H)」及び検査 RWM アドレスの下位アドレス「LOW_WK_RL1_STS」(「67 (H)」)を取得し、2 回目の検査では、3 行目に記憶されているマスクデータ「40 (H)」及び検査 RWM アドレスの下位アドレス「LOW_WK_RL2_STS」(「68 (H)」)を取得し、3 回目の検査では、4 行目に記憶されているマスクデータ「40 (H)」及び検査 RWM アドレスの下位アドレス「LOW_WK_RL3_STS」(「69 (H)」)を取得する。

なお、1 回目の検査を行った後、後述するステップ S 1 4 5 6 で「No」となると、次は 2 回目の検査を行い、その後、ステップ S 1 4 5 6 で再度「No」となると、次は 3 回目の検査を行う。このようにして、リール 3 1 ごとに検査（インデックスの検知前か検知後かをチェック）する。

【2709】

ステップ S 1 4 5 4 に進むと、メイン制御基板 5 0 は、検査 RWM アドレスが示す記憶領域のデータを取得する。具体的には、A レジスタ値を下位アドレスとする RWM 5 3 の記憶領域に記憶されているデータを A レジスタに記憶する。そして、次のステップ S 1 4 5 5 に進む。

ここで、1 回目の検査では、第 1 リール駆動状態 (WK_RL1_STS) のデータを A レジスタに記憶する。また、2 回目の検査では、第 2 リール駆動状態 (WK_RL2_STS) のデータを A レジスタに記憶し、3 回目の検査では、第 3 リール駆動状態 (WK_RL3_STS) のデータを A レジスタに記憶する。

【2710】

ステップ S 1 4 5 5 に進むと、メイン制御基板 5 0 は、ステップ S 1 4 5 4 で取得したデータとマスクデータとの論理積 (AND) 演算を行う。具体的には、ステップ S 1 4 5 5 では、ステップ S 1 4 5 4 で A レジスタに記憶した第 # リール駆動状態 (WK_RL#_STS) のデータと、ステップ S 1 4 5 3 で C レジスタに記憶したマスクデータ「40 (H)」(「01000000 (B)」)との論理積演算を行う。そして、次のステップ S 1 4 5 6 に進む。

【2711】

ここで、第 # リール 3 1 の回転が定速に到達したが、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知する前であるときは、第 # リール駆動状態 (WK_RL#_STS) の D 6 ビットは「1」である。このため、上記の論理積演算の結果は「0」にならない（ゼロフラグが「1」にならない）。

また、第 # リール 3 1 の回転が定速に到達した後に、第 # リール 3 1 のモータ 3 2 に脱調が発生したときは、再加速処理を行う。このとき、第 # リール駆動状態 (WK_RL#_STS) の D 6 ビットに「1」をセットして、再加速処理を行う。この場合も、上記の論理積演算の結果は「0」にならない（ゼロフラグが「1」にならない）。

【2712】

これに対し、第 # リール 3 1 の回転が定速に到達し、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知した後であるときは、第 # リール駆動状態 (WK_RL#_STS) の D 6 ビットは「0」である。このため、上記の論理積演算の結果は「0」になる（ゼロフラグが「1」になる）。

ステップ S 1 4 5 6 に進むと、メイン制御基板 5 0 は、検査データありか否かを判断する。具体的には、ステップ S 1 4 5 5 で実行した論理積演算の結果が「0」であるか否かを判断し、「0」である（ゼロフラグが「1」である）ときは、検査データなしと判断し、ステップ S 1 4 5 6 で「No」となり、次のステップ S 1 4 5 7 に進む。

【2713】

ここで、リール 3 1 の回転が定速に到達し、かつリールセンサ 3 3 がインデックスを検知した後であるとき、リール 3 1 を停止させるための 4 相励磁出力を行っているとき、及びリール 3 1 が停止済みであるときは、第 # リール駆動状態 (WK_RL#_STS) の D 6 ビッ

10

20

30

40

50

トが「0」であるため、上記の論理積演算の結果が「0」（ゼロフラグが「1」）になる。この場合、ステップS1456で「No」となり、次のステップS1457に進む。これに対し、上記の論理積演算の結果が「0」でない（ゼロフラグが「1」でない）ときは、検査データありと判断し、ステップS1456で「Yes」となり、本フローチャートによる処理を終了する。

【2714】

ステップS1457に進むと、メイン制御基板50は、検査回数が終了したか否かを判断する。具体的には、Bレジスタ値から「1」を減算し、その結果をBレジスタに記憶する。そして、Bレジスタ値が「0」であるか否かを判断し、「0」であるときは、検査回数が終了したと判断し、ステップS1457で「Yes」となり、本フローチャートによる

10

処理を終了する。これに対し、Bレジスタ値が「0」でないときは、検査回数が終了していないと判断し、ステップS1457で「No」となり、ステップS1453に戻る。この場合、ステップS1453以降の処理を繰り返すことになる。

【2715】

また、ステップS1456で「Yes」（検査データあり）となって、本フローチャートによる処理を終了したときは、図257のステップS1433で「Yes」となり、図257のステップS1440でも「Yes」となる。このため、図257のステップ1437に進まないで、リール31の停止制御を実行しない。すなわち、リールセンサ33がインデックスを検知する前であるときは、リール31の停止制御を実行しない。

20

【2716】

また、たとえば、第1（左）リール31は、停止済みであり、第2（中）リール31は、定速回転中かつインデックス検知後であり、第3（右）リール31も、定速回転中かつインデックス検知後であるとする。

この場合、第1リール駆動状態（WK_RL1_STS）のD6ビットは「0」であるため、1回目の検査で、第1リール駆動状態（WK_RL1_STS）のデータと「40（H）」（「01000000（B）」）との論理積演算の結果は「0」（ゼロフラグが「1」）になる。

【2717】

また、第2リール駆動状態（WK_RL2_STS）のD6ビットも「0」であるため、2回目の検査で、第2リール駆動状態（WK_RL2_STS）のデータと「40（H）」との論理積演算の結果は「0」になる。

30

さらに、第3リール駆動状態（WK_RL3_STS）のD6ビットも「0」であるため、3回目の検査で、第3リール駆動状態（WK_RL3_STS）のデータと「40（H）」との論理積演算の結果は「0」になる。

そして、3回目の検査において、ステップS1456で「No」となり、ステップS1457で「Yes」となって、本フローチャートによる処理を終了する。

【2718】

また、たとえば、第1（左）リール31は、停止済みであり、第2（中）リール31は、定速回転中かつインデックス検知前であり、第3（右）リール31も、定速回転中かつインデックス検知後であるとする。

40

この場合、上述したように、1回目の検査で、第1リール駆動状態（WK_RL1_STS）のデータと「40（H）」との論理積演算の結果は「0」になる。

【2719】

しかし、第2リール駆動状態（WK_RL2_STS）のD6ビットは「1」であるため、2回目の検査で、第2リール駆動状態（WK_RL2_STS）のデータと「40（H）」との論理積演算の結果は、「01000000（B）」になる（「0」にならない）。

そして、2回目の検査において、ステップS1456で「Yes」となり、本フローチャートによる処理を終了する。

【2720】

このように、図258に示す停止受付検査で、リール31ごとに、インデックスの検知前

50

か検知後かを検査（チェック）する。そして、共通の処理で各リール 3 1 の検査を行うことができるので、処理を簡素化することができ、プログラムによる R O M の使用量を削減することができる。

【 2 7 2 1 】

以上説明したように、本実施形態では、リール 3 1 の駆動状態を示すデータを記憶可能な第 # リール駆動状態 (_ W K _ R L # _ S T S) （図 2 5 3 ）を各リール 3 1 ごとに備えている。また、図 2 5 8 のステップ S 1 4 5 5 において、第 # リール駆動状態 (_ W K _ R L # _ S T S) に記憶されているデータと、マスクデータ「 4 0 (H) 」との論理積 (A N D) 演算を実行する。

ここで、第 # リール 3 1 の回転が定速に到達し、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知した後であるときは、第 # リール駆動状態 (W K _ R L # _ S T S) の D 6 ビットは「 0 」である。このため、上記の論理積演算の結果は「 0 」 (ゼロフラグが「 1 」) になる。このとき、インデックスを検知した後であると判断し、図 2 5 8 のステップ S 1 4 5 6 で「 N o 」となる。

【 2 7 2 2 】

これに対し、第 # リール 3 1 の回転が定速に到達したが、第 # リール 3 1 のリールセンサ 3 3 がインデックスを検知する前であるときは、第 # リール駆動状態 (W K _ R L # _ S T S) の D 6 ビットは「 1 」である。このため、上記の論理積演算の結果は「 0 」 (ゼロフラグが「 1 」) にならない。このとき、インデックスを検知する前であると判断し、図 2 5 8 のステップ S 1 4 5 6 で「 Y e s 」となる。

そして、上記の論理積演算の結果が「 0 」 (ゼロフラグが「 1 」) にならなかったときは、図 2 5 7 のステップ S 1 4 3 3 及びステップ S 1 4 4 0 で「 Y e s 」となり、ステップ S 1 4 3 7 に進まないの、ストップスイッチ 4 2 が操作されても、そのストップスイッチ 4 2 に対応するリール 3 1 の停止制御を実行しない。

【 2 7 2 3 】

すなわち、第 # リール駆動状態 (W K _ R L # _ S T S) に、リール 3 1 の駆動状態に関する情報として、定速状態であっても、インデックスの検知前か検知後かを識別可能な情報を記憶しており、第 # リール駆動状態 (W K _ R L # _ S T S) のデータを用いて所定演算を実行すると、インデックスの検知前と検知後とで、所定演算の結果が異なるようにしている。

そして、所定演算の結果によって、インデックスの検知前か検知後かを判断し、ひいてはリール 3 1 の停止制御を実行可能か否かを判断することにより、簡易な演算処理によって、リール 3 1 の停止制御を実行可能か否かを判断可能にすることができる。

【 2 7 2 4 】

また、本実施形態では、メイン制御基板 5 0 は、遊技を実行可能なベット数 (規定数に対応するベット数) が賭けられた後に、まず、 R W M 5 3 のアドレス「 F 0 9 0 (H) 」の入力ポート 0 レベルデータ (_ P T _ I N 0 _ O L D) （図 2 5 4 ）に記憶されているデータを取得し、取得したデータが「 0 」か否かを判断する。

さらにまた、取得したデータが「 0 」でないと判断したときは、次に、入力ポート 0 レベルデータ (_ P T _ I N 0 _ O L D) のデータと「 1 1 0 1 1 1 1 (B) 」との論理積 (A N D) 演算を行い、その結果が「 0 」であるか否かを判断する。

【 2 7 2 5 】

そして、上記の論理積演算の結果が「 0 」であると判断したときは、スタートスイッチ信号のみがオンであると判断し、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行する。

これに対し、入力ポート 0 レベルデータ (_ P T _ I N 0 _ O L D) のデータが「 0 」であると判断したとき、上記の論理積演算の結果が「 0 」でないと判断したときは、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しない。

【 2 7 2 6 】

これにより、遊技を実行可能なベット数 (規定数に対応するベット数) が賭けられた後であって、ベットスイッチ 4 0 (1 ベットスイッチ 4 0 a 、 3 ベットスイッチ 4 0 b) 、 (

10

20

30

40

50

左、中、右) ストップスイッチ 4 2、精算スイッチ 4 3 の操作が受け付けられている状況下で、スタートスイッチ 4 1 の操作が受け付けられた場合に、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しないようにすることができる。

【2727】

また、本実施形態においても、第 1 1 実施形態及び第 1 9 実施形態 (A) で説明したように、設定キースイッチ 1 5 2 を備える。

そして、第 1 1 実施形態及び第 1 9 実施形態 (A) で説明したように、電源が投入された状態で、ベット数が賭けられていない状況下で、フロントドア 1 2 を開けて、ドアスイッチ 1 7 をオンにし、さらに、設定キー挿入口 1 5 1 に設定キーを差し込み、たとえば時計回りに 9 0 度回転させて、設定キースイッチ 1 5 2 をオンにすると (設定キースイッチ 1 5 2 の信号がオンになると)、設定確認状態 (設定確認モード) に移行する。

10

【2728】

なお、ベット数が賭けられているときは、図 4 1 のステップ S 2 7 4 で「Yes」となり、ステップ S 2 7 5 のメダル投入待ち処理に進まないため、設定キースイッチ 1 5 2 をオンにしても、設定確認状態には移行しない。

設定確認状態は、設定値の変更はできないが (設定変更スイッチ 1 5 3 を操作しても設定値は変わらないが)、現設定値を確認することができる。現設定値は、設定値表示 LED 7 3 に表示される。設定キーを反時計回りに回転させ、設定キースイッチ 1 5 2 をオフにすると、設定確認状態を終了する。

【2729】

20

そして、上述したように、リール 3 1 の回転開始制御を実行するときに、入力ポート 0 レベルデータ (PT_IN0_OLD) に記憶されているデータをチェックするが、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータはチェックしない。

たとえば、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートのデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないことや、設定キースイッチ 1 5 2 の信号が入力される入力ポートに対応する RWM 5 3 のレベルデータのうち、設定キースイッチ 1 5 2 の信号に対応するビットはチェックしないこと等が挙げられる。

30

【2730】

このため、遊技を実行可能なベット数 (規定数に対応するベット数) が賭けられた後であって、設定キースイッチ 1 5 2 の信号が入力され (設定キースイッチ 1 5 2 の信号がオンであり)、かつフロントドア 1 2 が閉じている (ドアスイッチ 1 7 がオフである) 状況下で、スタートスイッチ 4 1 の操作が受け付けられたときは、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行可能とする。

【2731】

ここで、ベットスイッチ 4 0 を操作した後、ベットスイッチ 4 0 を離れたにもかかわらず、ベットスイッチ 4 0 の劣化により、ベットスイッチ 4 0 の操作が受け付けられたままの状態となってしまうおそれがある。

40

そして、ベットスイッチ 4 0 の操作が受け付けられたままの状態では、本実施形態では、スタートスイッチ 4 1 が操作されても、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しない。

【2732】

同様に、(左、中、右) ストップスイッチ 4 2 や精算スイッチ 4 3 の劣化により、これらの操作が受け付けられたままの状態になったときに、スタートスイッチ 4 1 が操作されても、スタートスイッチ 4 1 の操作に基づくリール 3 1 の回転開始制御を実行しない。

これにより、遊技者は、スタートスイッチ 4 1 を操作しても、リール 3 1 が回転しないので、スロットマシン 1 0 に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマ

50

シン１０に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ４０や（左、中、右）ストップスイッチ４２や精算スイッチ４３の操作が受け付けられたままの状態になったとしても、メイン制御基板５０及びサブ制御基板８０のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

【２７３３】

また、遊技の途中で設定キースイッチ１５２がオンになる（設定キースイッチ１５２の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ１５２の信号が入力された（設定キースイッチ１５２の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、遊技を実行可能なベット数（規定数に対応するベット数）が賭けられた状態で、設定キースイッチ１５２の信号が入力され（設定キースイッチ１５２の信号がオンであり）、かつフロントドア１２が閉じている（ドアスイッチ１７がオフである）状況下で、スタートスイッチ４１の操作が受け付けられた場合には、スタートスイッチ４１の操作に基づくリール３１の回転開始制御を実行可能とする。

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

【２７３４】

一方、設定キースイッチ１５２の信号がオンである状況下では、設定キースイッチ１５２の信号がオンであることに基ついて所定の外部信号（たとえば、エラー等を知らせるための外部信号４（第１１実施形態の図３３））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン１０において、何らかのエラーが発生したことを把握することができる。

なお、設定キースイッチ１５２の信号がオンである状況下において、設定キースイッチ１５２の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号Ｘ（第１１実施形態の図３３の外部信号１～５以外））を出力するように構成してもよい。

【２７３５】

また、本実施形態では、メイン制御基板５０は、図２５７のリール停止受付チェックのステップＳ１４３５において、入力ポート０レベルデータ（_PT_IN0_OLD）に記憶されているデータと、ストップスイッチ判定テーブルに記憶されているいずれかのデータとが一致する（一致データあり）か否かを判断する。

そして、入力ポート０レベルデータ（_PT_IN0_OLD）に記憶されているデータと、ストップスイッチ判定テーブルの先頭（１行目）に記憶されている「０００００１００（Ｂ）」とが一致すると判断したときは、第３（右）ストップスイッチ４２の操作が受け付けられていると判断し、ステップＳ１４３６に進む。

【２７３６】

また、入力ポート０レベルデータ（_PT_IN0_OLD）に記憶されているデータと、ストップスイッチ判定テーブルの２行目に記憶されている「０００００１０（Ｂ）」とが一致すると判断したときは、第２（中）ストップスイッチ４２の操作が受け付けられていると判断し、ステップＳ１４３６に進む。

さらに、入力ポート０レベルデータ（_PT_IN0_OLD）に記憶されているデータと、ストップスイッチ判定テーブルの３行目に記憶されている「００００００１（Ｂ）」とが一致すると判断したときは、第１（左）ストップスイッチ４２の操作が受け付けられていると判断し、ステップＳ１４３６に進む。

【２７３７】

これに対し、ストップスイッチ判定テーブルに記憶されているいずれのデータとも一致しない（一致データなし）と判断したときは、ステップＳ１４３１に戻る。

これにより、複数のリール３１が定速で回転し、かつスタートスイッチ４１の操作が受け付けられている状況下で、第＃ストップスイッチ４２の操作が受け付けられた場合に、第＃ストップスイッチ４２の操作に基づく第＃リール３１の停止制御を実行しない。

【２７３８】

また、上述したように、第＃リール３１の停止制御を実行するときに、入力ポート０レベ

10

20

30

40

50

ルデータ（_PT_IN0_OLD）に記憶されているデータをチェックするが、設定キースイッチ152の信号が入力される入力ポートのデータはチェックしない。

たとえば、設定キースイッチ152の信号が入力される入力ポートのデータはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートに対応するRWM53のレベルデータはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートのデータのうち、設定キースイッチ152の信号に対応するビットはチェックしないことや、設定キースイッチ152の信号が入力される入力ポートに対応するRWM53のレベルデータのうち、設定キースイッチ152の信号に対応するビットはチェックしないこと等が挙げられる。

【2739】

このため、複数のリール31が定速で回転し、設定キースイッチ152の信号が入力され（設定キースイッチ152の信号がオンであり）、かつフロントドア12が閉じている（ドアスイッチ17がオフである）状況下で、第#ストップスイッチ42の操作が受け付けられた場合には、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行可能とする。

【2740】

ここで、スタートスイッチ41を操作した後、スタートスイッチ41を離したにもかかわらず、スタートスイッチ41の劣化により、スタートスイッチ41の操作が受け付けられたままの状態になってしまうおそれがある。

そして、スタートスイッチ41の操作が受け付けられたままの状態では、本実施形態では、第#ストップスイッチ42が操作されても、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

【2741】

同様に、ベットスイッチ40（1ベットスイッチ40a、3ベットスイッチ40b）を操作した後、ベットスイッチ40を離したにもかかわらず、ベットスイッチ40の劣化により、ベットスイッチ40の操作が受け付けられたままの状態になったとき、及び精算スイッチ43を操作した後、精算スイッチ43を離したにもかかわらず、精算スイッチ43の劣化により、精算スイッチ43の操作が受け付けられたままの状態になったときについても、第#ストップスイッチ42が操作されても、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行しない。

【2742】

これにより、遊技者は、第#ストップスイッチ42を操作しても、第#リール31が停止しないので、スロットマシン10に何らかの異常が発生していることを認識することができる。そして、遊技者がその旨をホールの店員に伝えることにより、ホールの店員も、スロットマシン10に何らかの異常が発生していることを認識することができる。

なお、ベットスイッチ40、スタートスイッチ41、精算スイッチ43の操作が受け付けられたままの状態になったとしても、メイン制御基板50及びサブ制御基板80のいずれも、エラー報知は行わない。このようなときにエラー報知を行うと、煩わしいという思いを遊技者に与えてしまうおそれがあるためである。

【2743】

また、遊技の途中で設定キースイッチ152がオンになる（設定キースイッチ152の信号がオンになる）ことは、通常は考えられず、仮に設定キースイッチ152の信号が入力された（設定キースイッチ152の信号がオンである）としても、ノイズである可能性が高い。このため、本実施形態では、複数のリール31が定速で回転し、設定キースイッチ152の信号が入力され（設定キースイッチ152の信号がオンであり）、かつフロントドア12が閉じている（ドアスイッチ17がオフである）状況下で、第#ストップスイッチ42の操作が受け付けられた場合には、第#ストップスイッチ42の操作に基づく第#リール31の停止制御を実行可能とする。

これにより、ノイズによって遊技の進行を中断しないようにすることができる。

【2744】

一方、設定キースイッチ 1 5 2 の信号がオンである状況下では、設定キースイッチ 1 5 2 の信号がオンであることに基づいて所定の外部信号（たとえば、エラー等を知らせるための外部信号 4（第 1 1 実施形態の図 3 3））を出力することにより、ホールコンピュータ等に知らせることはできる。よって、ホールの店員等は、所定の外部信号が出力されたスロットマシン 1 0 において、何らかのエラーが発生したことを把握することができる。なお、設定キースイッチ 1 5 2 の信号がオンである状況下において、設定キースイッチ 1 5 2 の信号がオンであることを特定可能な所定の外部信号（たとえば、外部信号 X（第 1 1 実施形態の図 3 3 の外部信号 1 ～ 5 以外））を出力するように構成してもよい。

【2 7 4 5】

以上、本発明の第 3 4 実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

10

（1）上記実施形態では、複数のリール 3 1 が定速で回転し、かつスタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作が受け付けられた場合に、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しないとした。

しかし、これに限らず、たとえば、複数のリール 3 1 が定速で回転し、かつスタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作が受け付けられた場合に、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にしてもよい。

【2 7 4 6】

20

これにより、たとえば、最初に左ストップスイッチ 4 2 を操作し、2 番目に中ストップスイッチ 4 2 を操作したにもかかわらず、左ストップスイッチ 4 2 を操作したときに、スタートスイッチ 4 1 の劣化等により、スタートスイッチ 4 1 の操作が受け付けられたままの状態であることによって、最初に中ストップスイッチ 4 2 が操作されたと判断されてしまうことを防止することができる。

【2 7 4 7】

特に、A T 機において、最初に左ストップスイッチ 4 2 を操作したにもかかわらず、最初に中ストップスイッチ 4 2 が操作されたと判断されてしまうと、押し順ミスとなり、遊技者に不利益を与えてしまうところ、スタートスイッチ 4 1 の操作が受け付けられていても、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能とすることにより、A T 中の押し順ミスとなるような事態の発生を防止することができる。

30

【2 7 4 8】

なお、この変形例のように、スタートスイッチ 4 1 の操作が受け付けられている状況下で、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にした場合においても、設定キースイッチ 1 5 2 の信号のオン／オフにかかわらず、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行可能にしてもよい。また、設定キースイッチ 1 5 2 の信号がオンのときは、第 # ストップスイッチ 4 2 の操作に基づく第 # リール 3 1 の停止制御を実行しないようにしてもよい。

【2 7 4 9】

（2）上記実施形態では、複数のストップスイッチ 4 2 の操作が受け付けられているときは、リール 3 1 の停止制御を実行しないとした。

40

しかし、これに限らず、たとえば、第 1 のストップスイッチ 4 2 の操作が受け付けられ、その後、第 1 のストップスイッチ 4 2 の操作が受け付けられたままの状況下で、第 2 のストップスイッチ 4 2 の操作を受け付け可能にするとともに、第 2 のストップスイッチ 4 2 の操作に基づいて、対応するリール 3 1 の停止制御を実行可能にしてもよい。

【2 7 5 0】

これにより、たとえば、左ストップスイッチ 4 2、中ストップスイッチ 4 2、右ストップスイッチ 4 2 の順序で操作したにもかかわらず、中ストップスイッチ 4 2 を操作したときに、ストップスイッチ 4 2 の劣化等により、左ストップスイッチ 4 2 の操作が受け付けられたままの状態であることによって、2 番目に右ストップスイッチ 4 2 が操作されたと判

50

断されてしまうことを防止することができる。

【2751】

特に、AT機において、左ストップスイッチ42、中ストップスイッチ42、右ストップスイッチ42の順序で停止操作を行った場合において、2番目に中ストップスイッチ42を操作したにもかかわらず、2番目に右ストップスイッチ42が操作されたと判断されてしまうと、押し順ミスとなり、遊技者に不利益を与えてしまうところ、いずれかのストップスイッチ42の操作が受け付けられたままの状態であっても、他のストップスイッチ42の操作を受け付け可能にするとともに、この他のストップスイッチ42の操作に基づいて、対応するリール31の停止制御を実行可能とすることにより、AT中の押し順ミスとなるような事態の発生を防止することができる。

10

【2752】

なお、この変形例のように、第1のストップスイッチ42の操作が受け付けられたままの状況下で、第2のストップスイッチ42の操作に基づくリール31の停止制御を実行可能にした場合においても、設定キースイッチ152の信号のオン／オフにかかわらず、ストップスイッチ42の操作に基づくリール31の停止制御を実行可能にしてもよい。また、設定キースイッチ152の信号がオンのときは、ストップスイッチ42の操作に基づくリール31の停止制御を実行しないようにしてもよい。

【2753】

(3) 上記実施形態では、リール31及びモータ32(ステッピングモータ)を停止させるときに、まず、2相励磁出力を行って、弱めのブレーキをかけ、その後、2相励磁出力から4相励磁出力に切り替えて、強めのブレーキをかけるとしたが、これに限らない。リール31及びモータ32を停止させるときに、たとえば、1相励磁出力を行ってもよく、2相励磁出力を行ってもよく、3相励磁出力を行ってもよく、4相励磁出力を行ってもよい。

20

(4) 第1～第34実施形態、及び第1～第34実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせる実施することが可能である。

【2754】

<第35実施形態>

第35実施形態は、複数のストップスイッチ42の操作が同時に受け付けられたときに、いずれのストップスイッチ42に対応するリール31の停止制御を実行可能とするかを決定するための情報を記憶しているストップスイッチ受付テーブル(TBL_STOP_BTN)(図259)を備えている。

30

【2755】

そして、複数のリール31が定速で回転している状況下において、第1の(いずれか1つの)ストップスイッチ42の操作と第2の(第1と異なる他の1つの)ストップスイッチ42の操作とが同時に受け付けられた場合には、ストップスイッチ受付テーブル(TBL_STOP_BTN)を用いて取得した情報に基づいて、第1のストップスイッチ42に対応するリール31の停止制御を実行可能とする。

【2756】

また、第1の(いずれか1つの)ストップスイッチ42に対応するリール31が停止し、第2の(第1と異なる他の1つの)ストップスイッチ42に対応するリール31が定速で回転している状況下において、第1のストップスイッチ42の操作と第2のストップスイッチ42の操作とが同時に受け付けられた場合には、ストップスイッチ受付テーブル(TBL_STOP_BTN)を用いて取得した情報に基づいて、第2のストップスイッチ42に対応するリール31の停止制御を実行可能とする。

40

【2757】

リール31の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT及びメイン遊技状態については、第23実施形態と同様である。

第35実施形態においても、第25実施形態の図173と同様に、RWM53のアドレス「F0AD(H)」のリール停止フラグ(_FL_STOP_LP)を備える。

50

リール停止フラグ (_FL_STOP_LP) は、各リール 3 1 に対応するストップスイッチ 4 2 の操作 (停止操作) が受け付けられたか否かを示すデータを記憶する記憶領域である。

各ビットの内容は、第 2 5 実施形態の図 1 7 3 と同様である。

【 2 7 5 8 】

遊技開始ごとに、リール停止フラグ (_FL_STOP_LP) に、初期値「 0 0 0 0 0 1 1 1 (B) 」がセットされる。

そして、第 1 (左) ストップスイッチ 4 2 の操作が受け付けられると、リール停止フラグ (_FL_STOP_LP) の D 0 ビットに「 0 」がセットされる。同様に、第 2 (中) ストップスイッチ 4 2 の操作が受け付けられると、D 1 ビットに「 0 」がセットされ、第 3 (右) ストップスイッチ 4 2 の操作が受け付けられると、D 2 ビットに「 0 」がセットされる。

【 2 7 5 9 】

図 2 5 9 は、ストップスイッチ受付テーブル (TBL_STOP_BTN) を示す図である。ストップスイッチ受付テーブル (TBL_STOP_BTN) に記憶されているデータは、複数のストップスイッチ 4 2 の操作が同時に受け付けられたときに、いずれのストップスイッチ 4 2 に対応するリール 3 1 の停止制御を実行可能とするかを決定するとき用いられるものである。

また、図 2 5 9 中、「 0 0 0 0 0 0 0 1 (B) 」は、第 1 (左) リール 3 1 の停止制御を実行することを示すデータであり、「 0 0 0 0 0 0 1 0 (B) 」は、第 2 (中) リール 3 1 の停止制御を実行することを示すデータであり、「 0 0 0 0 0 1 0 0 (B) 」は、第 3 (右) リール 3 1 の停止制御を実行することを示すデータである。

【 2 7 6 0 】

続いて、第 3 5 実施形態における制御処理を、フローチャートを用いて説明する。

図 2 6 0 は、第 3 5 実施形態におけるリール停止受付チェックを示すフローチャートである。第 3 5 実施形態では、図 1 3 9 のステップ S 7 5 2 のリール停止受付チェックに代えて、図 2 6 0 のステップ S 1 4 6 0 のリール停止受付チェックを実行する。

ステップ S 1 4 6 1 では、メイン制御基板 5 0 は、図 1 7 3 のアドレス「 F 0 A D (H) 」のリール停止フラグ (_FL_STOP_LP) に記憶されているデータを取得し、B レジスタに記憶する。そして、次のステップ S 1 4 6 2 に進む。

【 2 7 6 1 】

ステップ S 1 4 6 2 に進むと、メイン制御基板 5 0 は、回転中のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられたか否かを判断する。

具体的には、まず、図 1 3 3 のアドレス「 F 0 1 7 (H) 」の入力ポート立ち上がりデータ A (_PT_IN_A_UP) に記憶されているデータを A レジスタに記憶する。

次に、A レジスタ値と B レジスタ値との論理積 (AND) 演算を行い、その結果を A レジスタに記憶する。すなわち、入力ポート立ち上がりデータ A (_PT_IN_A_UP) に記憶されているデータと、リール停止フラグ (_FL_STOP_LP) に記憶されているデータとの論理積 (AND) 演算を行い、その結果を A レジスタに記憶する。

【 2 7 6 2 】

そして、上記の論理積演算の結果が「 0 」 (ゼロフラグが「 1 」) でないときは、回転中のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられたと判断し、ステップ S 1 4 6 2 で「 Y e s 」となり、次のステップ S 1 4 6 3 に進む。

これに対し、上記の論理積演算の結果が「 0 」 (ゼロフラグが「 1 」) であるときは、回転中のリール 3 1 に対応するストップスイッチ 4 2 の操作が受け付けられていないと判断し、ステップ S 1 4 6 2 で「 N o 」となり、本フローチャートによる処理を終了する。

ステップ S 1 4 6 3 に進むと、メイン制御基板 5 0 は、ストップスイッチ受付テーブル (TBL_STOP_BTN) をセットする。具体的には、ストップスイッチ受付テーブル (TBL_STOP_BTN) の先頭アドレス「 1 1 0 1 (H) 」から「 1 」を減算した「 1 1 0 0 (H) 」 (基準アドレス) を H L レジスタにセットする。そして、次のステップ S 1 4 6 4 に進む。

【 2 7 6 3 】

ステップ S 1 4 6 4 に進むと、メイン制御基板 5 0 は、指定アドレスデータをセットする

10

20

30

40

50

。ここで、ステップS 1 4 6 4に進んだ時点におけるHLレジスタ値（「1 1 0 0（H）」）を基準アドレスとし、Aレジスタ値をオフセット値とする。また、基準アドレスにオフセット値を加算して得たアドレスを、指定アドレスとする。そして、ステップS 1 4 6 4では、まず、HLレジスタ値（基準アドレス）にAレジスタ値（オフセット値）を加算し、その結果（指定アドレス）をHLレジスタに記憶する。次に、HLレジスタ値（指定アドレス）が示すアドレスに記憶されているデータを取得してAレジスタに記憶する。このときのAレジスタ値は、停止制御を行うリール3 1を示す。そして、次のステップS 1 4 6 5に進む。

【2 7 6 4】

ステップS 1 4 6 5に進むと、メイン制御基板5 0は、停止受け付け時の処理を実行する。ここで、ステップS 1 4 6 5に進んだ時点におけるAレジスタ値は、停止制御を行うリール3 1を示す。そして、ステップS 1 4 6 5では、Aレジスタ値が示すリール3 1について、役抽選結果と、対応するストップスイッチ4 2の操作が受け付けられた瞬間のリール3 1の位置とに基づいて、リール3 1の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）に記憶する。そして、次のステップS 1 4 6 6に進む。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。

【2 7 6 5】

より具体的には、図2 6 0のステップS 1 4 6 5における停止受け付け時の処理では、第2 5実施形態の図1 9 4におけるステップS 1 0 2 2～S 1 0 2 4に相当する処理を実行する。すなわち、ステップS 1 4 6 2でオンと判断されたストップスイッチ4 2に対応するリール3 1について、図1 9 4のステップS 1 0 2 2～S 1 0 2 3に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ4 2の操作が受け付けられた瞬間のリール3 1の位置とに基づいて、リール3 1の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）に記憶する。さらに、図1 9 4のステップS 1 0 2 4における停止図柄セット（M_STOPPIC_SET）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（_WK_STOP_PIC1～9）を更新する。

【2 7 6 6】

なお、ステップS 1 4 6 5の処理（第2 5実施形態の図1 9 4におけるステップS 1 0 2 2～S 1 0 2 4に相当する処理）以降に実行される割込み処理により、リール図柄番号（通過位置用）とリール図柄番号（停止位置用）とが同一値になったと判断されると、リール3 1のモータ3 2を停止させるための4相励磁出力が開始される。

リール図柄番号（通過位置用）とリール図柄番号（停止位置用）とが同一値になり、かつリール1 3の1図柄のステップ番号が予め定めた値（たとえば、「3」）になったときに、リール3 1のモータ3 2を停止させるための4相励磁出力を開始してもよい。

ステップS 1 4 6 6に進むと、メイン制御基板5 0は、リール停止フラグを更新する。具体的には、Aレジスタ値が示すリール3 1に対応するリール停止フラグ（_FL_STOP_LP）のビットを「0」に更新する（書き換える）。そして、本フローチャートによる処理を終了する。

【2 7 6 7】

ここで、すべてのリール3 1が定速で回転しており、すべてのストップスイッチ4 2の操作が受け付け可能な状態であるとする。このとき、リール停止フラグ（_FL_STOP_LP）は、「0 0 0 0 0 1 1 1（B）」になっている。

このような状況下において、第1（左）ストップスイッチ4 2及び第2（中）ストップスイッチ4 2の操作が同時に受け付けられたとする。

【2 7 6 8】

ここで、前回の割込み処理時における入力ポートレベルデータA（_PT_IN_A_LV）（図1 3 3）のD 0ビット及びD 1ビットの双方が「0」であり、今回の割込み処理時における入力ポートレベルデータA（_PT_IN_A_LV）のD 0ビット及びD 1ビットの双方が「

10

20

30

40

50

1」であるときは、入力ポート立ち上がりデータA (`_PT_IN_A_UP`) のD0ビット及びD1ビットの双方に「1」が記憶される。これにより、第1ストップスイッチ42及び第2ストップスイッチ42の2個の操作が同時に受け付けられたと判断される。

この場合、入力ポートレベルデータA (`_PT_IN_A_LV`) は、「00000011 (B)」であるから、ステップS1462において、Aレジスタ値（入力ポート立ち上がりデータA (`_PT_IN_A_UP`) ）とBレジスタ値（リール停止フラグ (`_FL_STOP_LP`) ）との論理積（AND）演算が行われると、その結果は「00000011 (B)」になる。

【2769】

さらに、この「00000011 (B)」をオフセット値として基準アドレス（「1100 (H)」）に加算すると、その結果（指定アドレス）は「1103 (H)」になる。

そして、ストップスイッチ受付テーブル（`TBL_STOP_BTN`）におけるアドレス「1103 (H)」に対応するデータは、図259に示すように、「00000001 (B)」である。この「00000001 (B)」は、上述したように、第1（左）リール31の停止制御を実行することを示すデータであるから、ステップS1465に進むと、第1リール31の停止制御が実行される。

【2770】

このように、すべてのリール31が定速で回転している状況下において、第1ストップスイッチ42及び第2ストップスイッチ42の操作が同時に受け付けられたときは、ストップスイッチ受付テーブル（`TBL_STOP_BTN`）を用いて取得した情報に基づいて、第1ストップスイッチ42に対応する第1リール31の停止制御が実行される。

【2771】

また、第1リール（左リール31）が停止し、第2（中）リール31及び第3（右）リール31が定速で回転し、第2（中）ストップスイッチ42及び第3（右）ストップスイッチ42の操作が受け付け可能な状態であるとする。このとき、リール停止フラグ (`_FL_STOP_LP`) は、「00000110 (B)」になっている。

【2772】

このような状況下において、第1ストップスイッチ42及び第2ストップスイッチ42の操作が同時に受け付けられたとする。この場合、入力ポート立ち上がりデータA (`_PT_IN_A_UP`) は、「00000011 (B)」であるから、ステップS1462において、Aレジスタ値（入力ポート立ち上がりデータA (`_PT_IN_A_UP`) ）とBレジスタ値（リール停止フラグ (`_FL_STOP_LP`) ）との論理積（AND）演算が行われると、その結果は「00000010 (B)」になる。

さらに、この「00000010 (B)」をオフセット値として基準アドレス（「1100 (H)」）に加算すると、その結果（指定アドレス）は「1102 (H)」になる。

【2773】

そして、ストップスイッチ受付テーブル（`TBL_STOP_BTN`）におけるアドレス「1102 (H)」に対応するデータは、図259に示すように、「00000010 (B)」である。この「00000010 (B)」は、上述したように、第2リール31の停止制御を実行することを示すデータであるから、ステップS1465に進むと、第2リール31の停止制御が実行される。

このように、第1リール31が停止し、第2リール31及び第3リール31が定速で回転している状況下において、第1ストップスイッチ42及び第2ストップスイッチ42の操作が同時に受け付けられたときは、ストップスイッチ受付テーブル（`TBL_STOP_BTN`）を用いて取得した情報に基づいて、第2ストップスイッチ42に対応する第2リール31の停止制御が実行される。

【2774】

また、すべてのリール31が定速で回転しており、すべてのストップスイッチ42の操作が受け付け可能な状態において、第1ストップスイッチ42及び第3ストップスイッチ42の操作が同時に受け付けられたとする。

この場合、リール停止フラグ (`_FL_STOP_LP`) は、「00000111 (B)」であり

10

20

30

40

50

、入力ポート立ち上がりデータA (_PT_IN_A_UP) は、「00000101 (B)」であるから、ステップS1462において、Aレジスタ値 (入力ポート立ち上がりデータA (_PT_IN_A_UP)) とBレジスタ値 (リール停止フラグ (_FL_STOP_LP)) との論理積 (AND) 演算が行われると、その結果は「00000101 (B)」になる。

【2775】

さらに、この「00000101 (B)」をオフセット値として基準アドレス (「1100 (H)」) に加算すると、その結果 (指定アドレス) は「1105 (H)」になる。

そして、ストップスイッチ受付テーブル (TBL_STOP_BTN) におけるアドレス「1105 (H)」に対応するデータは、図259に示すように、「00000001 (B)」であり、第1リール31の停止制御を実行することを示すデータであるから、ステップS1465に進むと、第1リール31の停止制御が実行される。

10

【2776】

また、すべてのリール31が定速で回転しており、すべてのストップスイッチ42の操作が受け付け可能な状態において、第2ストップスイッチ42及び第3ストップスイッチ42の操作が同時に受け付けられたとする。

この場合、リール停止フラグ (_FL_STOP_LP) は、「00000111 (B)」であり、入力ポート立ち上がりデータA (_PT_IN_A_UP) は、「00000110 (B)」であるから、ステップS1462において、Aレジスタ値 (入力ポート立ち上がりデータA (_PT_IN_A_UP)) とBレジスタ値 (リール停止フラグ (_FL_STOP_LP)) との論理積 (AND) 演算が行われると、その結果は「00000110 (B)」になる。

20

【2777】

さらに、この「00000110 (B)」をオフセット値として基準アドレス (「1100 (H)」) に加算すると、その結果 (指定アドレス) は「1106 (H)」になる。

そして、ストップスイッチ受付テーブル (TBL_STOP_BTN) におけるアドレス「1106 (H)」に対応するデータは、図259に示すように、「00000010 (B)」であり、第2リール31の停止制御を実行することを示すデータであるから、ステップS1465に進むと、第2リール31の停止制御が実行される。

【2778】

また、すべてのリール31が定速で回転しており、すべてのストップスイッチ42の操作が受け付け可能な状態において、すべてのストップスイッチ42の操作が同時に受け付けられたとする。

30

この場合、リール停止フラグ (_FL_STOP_LP) は、「00000111 (B)」であり、入力ポート立ち上がりデータA (_PT_IN_A_UP) も、「00000111 (B)」であるから、ステップS1462において、Aレジスタ値 (入力ポート立ち上がりデータA (_PT_IN_A_UP)) とBレジスタ値 (リール停止フラグ (_FL_STOP_LP)) との論理積 (AND) 演算が行われると、その結果は「00000111 (B)」になる。

【2779】

さらに、この「00000111 (B)」をオフセット値として基準アドレス (「1100 (H)」) に加算すると、その結果 (指定アドレス) は「1107 (H)」になる。

そして、ストップスイッチ受付テーブル (TBL_STOP_BTN) におけるアドレス「1107 (H)」に対応するデータは、図259に示すように、「00000001 (B)」であり、第1リール31の停止制御を実行することを示すデータであるから、ステップS1465に進むと、第1リール31の停止制御が実行される。

40

【2780】

また、第1リールは停止し、第2リール31及び第3リール31は定速で回転し、第2ストップスイッチ42及び第3ストップスイッチ42の操作が受け付け可能な状態において、第1ストップスイッチ42及び第3ストップスイッチ42の操作が同時に受け付けられたとする。

この場合、リール停止フラグ (_FL_STOP_LP) は、「00000110 (B)」であり、入力ポート立ち上がりデータA (_PT_IN_A_UP) は、「00000101 (B)」で

50

あるから、ステップ S 1 4 6 2 において、A レジスタ値（入力ポート立ち上がりデータ A（_PT_IN_A_UP））と B レジスタ値（リール停止フラグ（_FL_STOP_LP））との論理積（AND）演算が行われると、その結果は「0 0 0 0 0 1 0 0（B）」になる。

【2 7 8 1】

さらに、この「0 0 0 0 0 1 0 0（B）」をオフセット値として基準アドレス（「1 1 0 0（H）」）に加算すると、その結果（指定アドレス）は「1 1 0 4（H）」になる。

そして、ストップスイッチ受付テーブル（TBL_STOP_BTN）におけるアドレス「1 1 0 4（H）」に対応するデータは、図 2 5 9 に示すように、「0 0 0 0 0 1 0 0（B）」であり、第 3 リール 3 1 の停止制御を実行することを示すデータであるから、ステップ S 1 4 6 5 に進むと、第 3 リール 3 1 の停止制御が実行される。

10

【2 7 8 2】

また、第 1 リールは停止し、第 2 リール 3 1 及び第 3 リール 3 1 は定速で回転し、第 2 ストップスイッチ 4 2 及び第 3 ストップスイッチ 4 2 の操作が受け付け可能な状態において、第 2 ストップスイッチ 4 2 及び第 3 ストップスイッチ 4 2 の操作が同時に受け付けられたとする。

この場合、リール停止フラグ（_FL_STOP_LP）は、「0 0 0 0 0 1 1 0（B）」であり、入力ポート立ち上がりデータ A（_PT_IN_A_UP）も、「0 0 0 0 0 1 1 0（B）」であるから、ステップ S 1 4 6 2 において、A レジスタ値（入力ポート立ち上がりデータ A（_PT_IN_A_UP））と B レジスタ値（リール停止フラグ（_FL_STOP_LP））との論理積（AND）演算が行われると、その結果は「0 0 0 0 0 1 1 0（B）」になる。

20

【2 7 8 3】

さらに、この「0 0 0 0 0 1 1 0（B）」をオフセット値として基準アドレス（「1 1 0 0（H）」）に加算すると、その結果（指定アドレス）は「1 1 0 6（H）」になる。

そして、ストップスイッチ受付テーブル（TBL_STOP_BTN）におけるアドレス「1 1 0 6（H）」に対応するデータは、図 2 5 9 に示すように、「0 0 0 0 0 0 1 0（B）」であり、第 2 リール 3 1 の停止制御を実行することを示すデータであるから、ステップ S 1 4 6 5 に進むと、第 2 リール 3 1 の停止制御が実行される。

【2 7 8 4】

ここで、リール停止フラグ（_FL_STOP_LP）は、「0 0 0 0 0 0 0 0（B）」、「0 0 0 0 0 0 0 1（B）」、「0 0 0 0 0 0 1 0（B）」、「0 0 0 0 0 1 0 0（B）」、「0 0 0 0 0 0 1 1（B）」、「0 0 0 0 0 1 0 1（B）」、「0 0 0 0 0 1 1 0（B）」、「0 0 0 0 0 1 1 1（B）」の 8 通りある。

30

また、入力ポート立ち上がりデータ A（_PT_IN_A_UP）も、3 個のストップスイッチ 4 2 の信号のみに着目すると、「0 0 0 0 0 0 0 0（B）」、「0 0 0 0 0 0 0 1（B）」、「0 0 0 0 0 0 1 0（B）」、「0 0 0 0 0 1 0 0（B）」、「0 0 0 0 0 0 1 1（B）」、「0 0 0 0 0 1 0 1（B）」、「0 0 0 0 0 1 1 0（B）」、「0 0 0 0 0 1 1 1（B）」の 8 通りとなる。

【2 7 8 5】

このため、入力ポート立ち上がりデータ A（_PT_IN_A_UP）とリール停止フラグ（_FL_STOP_LP）とを論理積（AND）演算した結果も、「0 0 0 0 0 0 0 0（B）」、「0 0 0 0 0 0 0 1（B）」、「0 0 0 0 0 0 1 0（B）」、「0 0 0 0 0 1 0 0（B）」、「0 0 0 0 0 0 1 1（B）」、「0 0 0 0 0 1 0 1（B）」、「0 0 0 0 0 1 1 0（B）」、「0 0 0 0 0 1 1 1（B）」の 8 通りとなる。

40

【2 7 8 6】

そして、上記の論理積演算の結果が「0 0 0 0 0 0 0 0（B）」であるときは、ステップ S 1 4 6 2 で「N o」となり、ステップ S 1 4 6 3 以降の処理に進まないから、基準アドレス（「1 1 0 0（H）」）に加算されるオフセット値は、「1（D）」～「7（D）」のいずれかとなる。

よって、各リール 3 1 の駆動状態がどのような状態にあり、複数のストップスイッチ 4 2 がどのような組合せで同時に操作されても、ストップスイッチ受付テーブル（TBL_STOP

50

_BTN)を用いて取得した情報に基づいて、いずれか1個のリール31の停止制御を適切に実行することができる。

【2787】

＜第36実施形態＞

第36実施形態は、第1のタイミングで第1の（いずれか1つの）リール31に対応するストップスイッチ42が操作され、その後、第1のリール31が停止する前に、第2のタイミングで第2の（第1と異なる他の）リール31に対応するストップスイッチ42が操作された場合において、第2のリール31が停止した後に、第1のリール31が停止する場合を有するものである。

【2788】

また、リール31の図柄配列、有効ライン、役の種類、役の図柄組合せ、払出し枚数、条件装置、当選役、RT及びメイン遊技状態については、第23実施形態と同様である。

そして、第2のリール31が停止した後に第1のリール31が停止した結果、特定の図柄組合せ（たとえば、「青BAR」－「青BAR」－「青BAR」）を構成する図柄が一直線上に停止表示する場合には、第1のリール31が停止するタイミングに応じて所定の演出（たとえば、テンパイ音）を出力可能に構成されているものである。

【2789】

図261～図263は、第36実施形態におけるストップスイッチ42の操作順序とリール31の停止順序と図柄の停止表示とテンパイ音の出力との関係を示す模式図である。

本実施形態では、いずれかのストップスイッチ42の操作が受け付けられた後、そのストップスイッチ42に対応するリール31のモータ32に4相励磁出力を行う所定期間が経過する前（たとえば、4相励磁出力を行っているタイミングや、4相励磁出力を行う前のタイミング）に、他のストップスイッチ42の操作を受け付けて、その他のストップスイッチ42に対応するリール31のモータ32に4相励磁出力を実行可能に構成されている。このため、本実施形態では、ストップスイッチ42の操作順序と、リール31の停止順序とが入れ替わってしまう場合を有する。

【2790】

たとえば、役抽選手段61で当選番号「25」に当選し、当選番号「25」に対応する1BB条件装置が作動し、1BBに対応する「青BAR」－「青BAR」－「青BAR」の図柄組合せが有効ラインに停止表示可能となった遊技において、図261(a)～(c)に示すように、3個のリール31が定速で回転している場合において、左ストップスイッチ42、中ストップスイッチ42の順に、これらが素早く操作されたとする。また、最初に左ストップスイッチ42の操作が受け付けられ、その後、左リール31が停止する前に、中ストップスイッチ42の操作が受け付けられたとする。このとき、左ストップスイッチ42の操作が受け付けられてから左リール31が停止するまでの移動図柄数（すべりコマ数）が「4」に設定され、中ストップスイッチ42の操作が受け付けられてから中リール31が停止するまでの移動図柄数が「0」に設定されたとする。このようなときに、先に中リール31が停止し、その後に左リール31が停止する場合を有する。

【2791】

さらに、先に中リール31が停止したときに、図261(b)に示すように、中段に「青BAR」が停止表示され、その後に左リール31が停止したときに、図261(c)に示すように、上段に「青BAR」が停止表示されたとする。すなわち、右下がりの一直線状の有効ラインに、「青BAR」－「青BAR」－「青BAR」の図柄組合せを構成する図柄が停止表示されたとする。

【2792】

ここで、2個のリール31が停止し、残り1個のリール31が回転中である場合において、役に対応する図柄組合せを構成する図柄が有効ラインに停止表示され、残り1個のリール31が停止したときに、その役に対応する図柄組合せを構成する図柄が有効ラインに停止表示されると、その役に対応する図柄組合せが停止表示されることとなる状況を、「テンパイ」と称する。すなわち、2個のリール31が停止したときに、役に対応する図柄組

10

20

30

40

50

合せの一部が有効ラインに停止表示されることを、テンパイと称する。

なお、４個のリール３１を有する場合には、３個のリール３１が停止したときに、役に対応する図柄組合せの一部が有効ラインに停止表示されることを、テンパイと称する。つまり、 N 個のリール３１を有する場合には、 $N-1$ 個のリール３１が停止したときに、役に対応する図柄組合せの一部が有効ラインに停止表示されることを、テンパイと称する。

【２７９３】

そして、図２６１（ｃ）に示すように、中リール３１が停止した後に左リール３１が停止した結果、「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せを構成する図柄が右下がりの有効ラインに停止表示された場合に、中リール３１が停止するタイミングではなく、左リール３１が停止するタイミングに応じて、テンパイ時（特に、特別役に対応する図柄組合せを構成する図柄のテンパイ時）に特有の効果音であるテンパイ音を出力する。すなわち、ストップスイッチ４２の操作順序ではなく、リール３１の停止順序に基づいて、テンパイ音を出力する。

【２７９４】

たとえば、役抽選手段６１で当選番号「２５」に当選し、当選番号「２５」に対応する１ＢＢ条件装置が作動し、１ＢＢに対応する「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せが有効ラインに停止表示可能となった遊技において、最初に左ストップスイッチ４２が操作されたときにのみ、左リール３１の上段に「青ＢＡＲ」が停止表示可能に設定されているとする。

この場合、左リール３１が最初に停止したときに、左リール３１の上段に「青ＢＡＲ」が停止表示されると、遊技者は、「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せに対応する条件装置が作動していると認識することができる。

【２７９５】

さらにまた、本実施形態では、左リール３１が最初に停止したときに、左リール３１の上段に「青ＢＡＲ」が停止表示されると、「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せに対応する条件装置が作動していることを示す確定演出（たとえば、「いちかくう～」や「おめでとう」などの音声を出力する演出）を実行する。

しかし、「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せに対応する条件装置が作動している遊技において、図２６１（ａ）～（ｃ）に示すように、左ストップスイッチ４２、中ストップスイッチ４２の順序で操作したにもかかわらず、中リール３１、左リール３１の順序で停止したときは、左リール３１の上段に「青ＢＡＲ」が停止表示されても、確定演出を実行しない。

【２７９６】

また、本実施形態では、特定の図柄組合せを構成する図柄が一直線状の無効ラインに停止表示されたときに、テンパイ時と同様の効果音を出力する。

たとえば、役抽選手段６１で当選番号「２」に当選し、当選番号「２」に対応するリプレイＢ条件装置が作動し、リプレイ０１又は０２のいずれかが入賞可能となった遊技において、図２６２（ａ）～（ｃ）に示すように、３個のリール３１が定速で回転している場合において、左ストップスイッチ４２、中ストップスイッチ４２の順に、これらが素早く操作されたとする。そして、左ストップスイッチ４２が第１のタイミングで操作され（左リール３１の移動図柄数が「４」に設定され）、中ストップスイッチ４２が第２のタイミングで操作された（中リール３１の移動図柄数が「１」に設定された）とする。

【２７９７】

また、先に中リール３１が停止したときに、図２６２（ｂ）に示すように、中段に「リプレイ」が停止表示されるとともに、下段に「青ＢＡＲ」が停止表示され、その後に左リール３１が停止したときに、図２６２（ｃ）に示すように、上段に「リプレイ」が停止表示されるとともに、下段に「青ＢＡＲ」が停止表示されたとする。すなわち、下段の一直線状の無効ラインに、「青ＢＡＲ」－「青ＢＡＲ」－「青ＢＡＲ」の図柄組合せを構成する図柄が停止表示されたとする。このような場合、中リール３１が停止するタイミングではなく、左リール３１が停止するタイミングに応じて、テンパイ時と同様の効果音を出力す

10

20

30

40

50

る。

【2798】

たとえば、役抽選手段61で当選番号「2」に当選し、当選番号「2」に対応するリプレイB条件装置が作動し、リプレイ01又は02のいずれかが入賞可能となった遊技において、図263(a)～(d)に示すように、3個のリール31が定速で回転している場合において、左ストップスイッチ42、中ストップスイッチ42、右ストップスイッチ42の順に、これらが素早く操作されたとする。そして、左ストップスイッチ42が第1のタイミングで操作され（左リール31の移動図柄数が「4」に設定され）、中ストップスイッチ42が第2のタイミングで操作され（中リール31の移動図柄数が「1」に設定され）、右ストップスイッチ42が第3のタイミングで操作された（右リール31の移動図柄数が「0」に設定された）とする。このようなときに、最初に中リール31が停止し、2番目に右リール31が停止し、最後に左リール31が停止する場合を有する。

10

【2799】

さらに、最初に中リール31が停止したときに、図263(b)に示すように、中段に「リプレイ」が停止表示されるとともに、下段に「青BAR」が停止表示され、2番目に右リール31が停止したときに、図263(c)に示すように、下段に「リプレイ」が停止表示されるとともに、中段に「青BAR」が停止表示され、最後に左リール31が停止したときに、図263(d)に示すように、上段に「リプレイ」が停止表示されるとともに、下段に「青BAR」が停止表示されたとする。

【2800】

図263(a)～(d)に示す例では、左リール31の下段、及び中リール31の下段に「青BAR」が停止表示されるから、仮にストップスイッチ42の操作順序と同じ、左リール31、中リール31、右リール31の順序で停止したならば、中リール31が停止した時点で、テンパイ時と同様の効果音を出力する。

20

しかし、ストップスイッチ42の操作順序と異なり、中リール31、右リール31、左リール31の順にリール31が停止すると、2番目に右リール31が停止した時点では、「青BAR」－「青BAR」－「青BAR」の図柄組合せを構成する図柄が一直線状の無効ラインに停止表示されていないので、テンパイ時と同様の効果音を出力しない。

【2801】

図264は、第36実施形態におけるメイン処理(M_MAIN)を示すフローチャートであり、第23実施形態の図139に対応するフローチャートである。

30

図264に示す第36実施形態のフローチャートにおいて、図139と異なるステップには、ステップ番号にアンダーラインを付し、図139と同一のステップには、同一のステップ番号を付している。

【2802】

また、第36実施形態のメイン処理(M_MAIN)においても、図139のステップS295～ステップS300の処理を実行するが、図264では、ステップS295～ステップS300の処理の図示を省略している。

以下、図139と異なる点を主として説明する。

【2803】

図264に示すように、第36実施形態では、ステップS751のスタートスイッチ受付処理(M_START_CTL)を実行すると、次にステップS1471に進む。

40

ステップS1471に進むと、メイン制御基板50は、停止受けがあったか否かを判断する。すなわち、第1ストップスイッチ42～第3ストップスイッチ42のいずれかの操作が受け付けられたか否かを判断する。

【2804】

具体的には、メイン制御基板50は、図133のアドレス「F017(H)」の入力ポート立ち上がりデータA(_PT_IN_A_UP)のD0ビット（左ストップスイッチ信号）、D1ビット（中ストップスイッチ信号）、D2ビット（右ストップスイッチ信号）のいずれかがオンであるか否かを判断する。ここで、いずれかのストップスイッチ42の操作が受

50

け付けられたと判断したときは、次のステップS 1 4 7 2に進む。これに対し、いずれのストップスイッチ4 2の操作も受け付けられていないと判断したときは、ステップS 1 4 7 2及びステップS 1 4 7 3をスキップして、ステップS 1 4 7 4に進む。

【2 8 0 5】

ステップS 1 4 7 2に進むと、メイン制御基板5 0は、停止受け付け時の処理を実行する。この処理では、役抽選結果と、ストップスイッチ4 2の操作が受け付けられた瞬間のリール3 1の位置とに基づいて、リール3 1の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）（図1 3 5～図1 3 7）にセットする。さらに、有効ラインに停止する図柄組合せを判断するための停止図柄データを更新する。

【2 8 0 6】

より具体的には、図2 6 4のステップS 1 4 7 2における停止受け付け時の処理では、第2 5実施形態の図1 9 4におけるステップS 1 0 2 2～S 1 0 2 4に相当する処理を実行する。すなわち、ステップS 1 4 7 1でオンと判断されたストップスイッチ4 2に対応するリール3 1について、図1 9 4のステップS 1 0 2 2～S 1 0 2 3に相当する処理により、今回遊技の役抽選結果と、ストップスイッチ4 2の操作が受け付けられた瞬間のリール3 1の位置とに基づいて、リール3 1の停止位置を決定し、決定した停止位置に応じた図柄番号を、リール図柄番号（停止位置用）に記憶する。さらに、図1 9 4のステップS 1 0 2 4における停止図柄セット（M_STOPPIC_SET）に相当する処理により、有効ラインに停止する図柄組合せを判断するための停止図柄データ（_WK_STOP_PIC1～9）を更新する。

【2 8 0 7】

なお、ステップS 1 4 7 2の処理（図1 9 4のステップS 1 0 2 2～S 1 0 2 4に相当する処理）以降に実行される割込み処理により、リール図柄番号（通過位置用）とリール図柄番号（停止位置用）とが同一値になったと判断されると、リール3 1のモータ3 2を停止させるための4相励磁出力が開始される。

また、リール図柄番号（通過位置用）とリール図柄番号（停止位置用）とが同一値になり、かつリール1 3の1図柄のステップ番号が予め定めた値（たとえば、「3」）になったときに、リール3 1のモータ3 2を停止させるための4相励磁出力を開始してもよい。

【2 8 0 8】

そして、ステップS 1 4 7 2の停止受け付け時の処理を実行すると、次にステップS 1 4 7 3に進み、メイン制御基板5 0は、ストップスイッチ4 2の操作が受け付けられたことを示す停止受け付けコマンドをコマンドバッファにセットする。

ここで、停止受け付けコマンドは、たとえば、いずれのストップスイッチ4 2の操作が受け付けられたかを示す情報、及びストップスイッチ4 2の操作が受け付けられた瞬間のリール3 1の位置を示す情報を含むものであったり、いずれのストップスイッチ4 2の操作が受け付けられたかを示す情報、及びストップスイッチ4 2の操作が受け付けられたリール3 1の停止位置を判断可能な情報を含むものである。

なお、ステップS 1 4 7 2の処理以降に実行される割込み処理により、コマンドバッファにセットされた停止受け付けコマンドがサブ制御基板8 0に送信される。

【2 8 0 9】

そして、ステップS 1 4 7 3の停止受け付けコマンドセット処理を実行すると、次にステップS 1 4 7 4に進み、メイン制御基板5 0は、リール3 1のモータ3 2を停止させるための4相励磁出力が開始されたか否かを判断する。ここで、いずれかのリール3 1のモータ3 2について4相励磁出力が開始されたと判断したときは、次のステップS 1 4 7 5に進む。これに対し、いずれのリール3 1のモータ3 2についても4相励磁出力が開始されていないと判断したときは、ステップS 1 4 7 5をスキップして、ステップS 1 4 7 6に進む。

【2 8 1 0】

ステップS 1 4 7 5に進むと、メイン制御基板5 0は、リール3 1のモータ3 2を停止させるための4相励磁出力が開始されたことを示す停止コマンドをコマンドバッファにセッ

10

20

30

40

50

トする。

ここで、停止コマンドは、いずれのリール 3 1 のモータ 3 2 について 4 相励磁出力が開始されたかを示す情報を含むものである。

なお、ステップ S 1 4 7 5 の処理以降に実行される割込み処理により、コマンドバッファにセットされた停止コマンドがサブ制御基板 8 0 に送信される。

【2811】

ステップ S 1 4 7 6 に進むと、メイン制御基板 5 0 は、すべてのリール 3 1 が停止したか否かを判断する。

そして、ステップ S 1 4 7 6 において、少なくとも 1 個のリール 3 1 が停止していないと判断したときは、ステップ S 1 4 7 1 に戻る。この場合、ステップ S 1 4 7 1 以降の処理を繰り返す。

10

これに対し、ステップ S 1 4 7 6 において、すべてのリール 3 1 が停止したと判断したときは、ステップ S 2 9 1 の表示判定に進む。

【2812】

ここで、役抽選手段 6 1 による当選番号の抽選が行われ、決定した当選番号に応じた条件装置が作動すると、メイン制御基板 5 0 は、作動した条件装置に対応する条件装置コマンドをサブ制御基板 8 0 に送信する。これにより、サブ制御基板 8 0 は、いずれの条件装置が作動したかを判断することができる。

また、図 2 6 1 (a) ~ (c) に示す例では、メイン制御基板 5 0 からサブ制御基板 8 0 に対して、まず、左ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドが送信され、次に、中ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドが送信され、次に、中リール 3 1 が停止することを示す停止コマンドが送信され、最後に、左リール 3 1 が停止することを示す停止コマンドが送信される。

20

【2813】

さらにまた、サブ制御基板 8 0 は、メイン制御基板 5 0 から停止受け付けコマンドを受信すると、条件装置コマンド及び停止受け付けコマンドに基づいて、いずれのリール 3 1 がいずれの位置で停止するかを判断することができる。これにより、たとえば、左リール 3 1 の「青 B A R」が上段に停止表示されることや、「青 B A R」-「青 B A R」-「青 B A R」の図柄組合せを構成する図柄がテンパイすることを判断することができる。

30

【2814】

さらに、サブ制御基板 8 0 は、メイン制御基板 5 0 から停止コマンドを受信すると、各リール 3 1 の停止順序及び停止タイミングを判断することができる。

そして、サブ制御基板 8 0 は、条件装置コマンド及び停止受け付けコマンドから判断した各リール 3 1 の停止位置、並びに停止コマンドから判断した各リール 3 1 の停止順序及び停止タイミングに基づいて、テンパイ音を出力したり、テンパイ時と同様の効果音を出力することができる。

40

【2815】

図 2 6 1 (a) ~ (c) に示す例では、サブ制御基板 8 0 は、左リール 3 1 が停止することを示す停止コマンドに基づいて、左リール 3 1 の停止タイミングを判断し、この左リール 3 1 の停止タイミングで、テンパイ音を出力する。

これにより、ストップスイッチ 4 2 の操作順序とリール 3 1 の停止順序とが異なっても、遊技者に違和感を与えない適切なタイミングでテンパイ音やテンパイ時と同様の効果音を出力することができる。

【2816】

また、図 2 6 3 (a) ~ (c) に示す例では、メイン制御基板 5 0 からサブ制御基板 8 0 に対して、まず、左ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドが送信され、次に、中ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドが送信され、次に、右ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドが送信される。次に、中リール 3 1 が停止することを示す停止コマンドが送信され、次に、右リール 3 1 が停止することを示す停止コマンドが送信

50

され、最後に、左リール 3 1 が停止することを示す停止コマンドが送信される。

【2817】

さらに、サブ制御基板 8 0 は、右ストップスイッチ 4 2 の操作が受け付けられたことを示す停止受け付けコマンドに基づいて、右リール 3 1 の「青 B A R」が中段に停止表示されると判断し、その後、右リール 3 1 が停止することを示す停止コマンドに基づいて、右リール 3 1 が 2 番目に停止すると判断する。

そして、サブ制御基板 8 0 は、右リール 3 1 が停止した時点では、「青 B A R」が一直線状の無効ラインに 2 個揃わないと判断し、テンパイ時と同様の効果音を出力しないようにすることができる。

【2818】

ここで、図 263 (a) ~ (d) に示す例では、左リール 3 1 の下段、及び中リール 3 1 の下段に「青 B A R」が停止表示される。

このため、ストップスイッチ 4 2 の操作順序と同じ、左リール 3 1、中リール 3 1、右リール 3 1 の順序でリール 3 1 が停止したならば、中リール 3 1 が停止した時点で、「青 B A R」が下段の一直線状の無効ラインに停止表示されることになる。

しかし、図 263 (a) ~ (d) に示す例では、最初に中リール 3 1 が停止するので、この時点でテンパイ時と同様の効果音を出力すると、遊技者に違和感を与えてしまう。

【2819】

また、図 263 (a) ~ (d) に示す例では、2 番目に停止するのは右リール 3 1 であり、この時点で「青 B A R」が一直線状の無効ラインに 2 個揃わないことが確定するので、テンパイ時と同様の効果音を出力すると、遊技者に違和感を与えてしまう。

そして、本実施形態では、サブ制御基板 8 0 は、各リール 3 1 の停止コマンドに基づいて、中リール 3 1、右リール 3 1、左リール 3 1 の順にリール 3 1 が停止すると判断し、1 番目に中リール 3 1 が停止した時点でも、2 番目に右リール 3 1 が停止した時点でも、「青 B A R」が一直線状の無効ラインに 2 個揃っていないと判断して、テンパイ時と同様の効果音を出力しないので、遊技者に違和感を与えないようにすることができる。

【2820】

また、第 1 実施形態で説明したように、メイン制御基板 5 0 側で A T の制御及び管理を行うスロットマシン 1 0 では、メイン制御基板 5 0 は、サブ制御基板 8 0 に対し、当選番号や条件装置コマンドを送信せずに、演出グループ番号を送信する。

この場合、演出グループ番号と、ストップスイッチ 4 2 の操作が受け付けられた瞬間のリール 3 1 の位置を示す情報とから、リール 3 1 の停止位置を判断することはできない。

【2821】

そこで、メイン制御基板 5 0 側で A T の制御及び管理を行うスロットマシン 1 0 では、メイン制御基板 5 0 は、サブ制御基板 8 0 に対し、いずれのストップスイッチ 4 2 の操作が受け付けられたかを示す情報、及びストップスイッチ 4 2 の操作が受け付けられたリール 3 1 の停止位置を判断可能な情報を含む停止受け付けコマンドを送信する。

そして、サブ制御基板 8 0 は、受信した停止受け付けコマンドに含まれるリール 3 1 の停止位置を判断可能な情報に基づいて、いずれのリール 3 1 がいずれの位置で停止するかを判断することができる。これにより、たとえば、左リール 3 1 の「青 B A R」が上段に停止表示されることや、「青 B A R」-「青 B A R」-「青 B A R」の図柄組合せを構成する図柄がテンパイすることを判断することができる。

【2822】

以上、本発明の第 3 6 実施形態について説明したが、本発明は、上述した内容に限定されるものではなく、たとえば以下のような種々の変形が可能である。

(1) 上記実施形態では、サブ制御基板 8 0 は、メイン制御基板 5 0 から受信した停止コマンドに基づいて、各リール 3 1 の停止順序及び停止タイミングを判断し、適切なタイミングでテンパイ音やテンパイ時と同様の効果音を出力した。

【2823】

しかし、これに限らず、たとえば、メイン制御基板 5 0 から受信した条件装置コマンド及

10

20

30

40

50

び停止受け付けコマンドに基づいて、各リール 3 1 の停止位置、停止順序、及び停止タイミングを判断してもよい。そして、条件装置コマンド及び停止受け付けコマンドから判断した各リール 3 1 の停止位置、停止順序、及び停止タイミングに基づいて、テンパイ音やテンパイ時と同様の効果音を出力してもよい。

この場合、各リール 3 1 の停止コマンドをメイン制御基板 5 0 からサブ制御基板 8 0 に送信しないようにすることもできる。

【2824】

(2) 上記実施形態では、リール 3 1 及びモータ 3 2 を停止させるときに、モータ 3 2 (ステッピングモータ) に 4 相励磁出力を行うとしたが、これに限らない。

リール 3 1 及びモータ 3 2 を停止させるときに、たとえば、1 相励磁出力を行ってもよく、2 相励磁出力を行ってもよく、3 相励磁出力を行ってもよい。また、まず、2 相励磁出力を行って、弱めのブレーキをかけ、その後、2 相励磁出力から 4 相励磁出力に切り替えて、強めのブレーキをかけることにより、リール 3 1 及びモータ 3 2 の回転を停止させるようにしてもよい。

【2825】

(3) 第 29 ～ 第 36 実施形態では、3 個のリール 3 1 を備えたが、リール 3 1 は、3 個に限らず、たとえば、4 個以上としてもよい。

(4) 第 29 ～ 第 36 実施形態では、遊技機として、スロットマシン 1 0 を例に挙げたが、これに限らない。たとえば、遊技媒体として遊技球を用いるパロットや、物理的な(有体物としての)メダルを用いずに電子情報(電子メダル)を用いる封入式遊技機(メダルレス遊技機)や、カジノマシンにも、本願発明を適用することができる。

(5) 第 1 ～ 第 36 実施形態、及び第 1 ～ 第 36 実施形態で示した各種の変形例は、単独で実施されることに限らず、適宜組み合わせることで実施することが可能である。

【2826】

<付記>

本願の当初明細書等に記載した発明(当初発明)は、たとえば以下の当初発明 1 ～ 54 を挙げることができ、それぞれ、当初発明が解決しようとする課題、当初発明に係る課題を解決するための手段及び当初発明の効果は、以下の通りである。ただし、本明細書に記載した発明は、当初発明 1 ～ 54 に限ることを意味するものではない。

【2827】

1. 当初発明 1

(a) 当初発明 1 が解決しようとする課題

当初発明は、電源断が発生した後に、遊技媒体に係る処理を実行しないようにした遊技機に関するものである。

従来の遊技機において、電源断処理としてバックアップ処理を実行する前にブロックをオフにすることで、バックアップ処理の実行中にメダルが投入されても、そのメダルをブロックを介して遊技者に返却することで、そのメダルの加算処理を行わないようにした技術が知られている(たとえば、特開 2015-173832 号公報)。

しかし、たとえばメダル投入口からメダルが投入された瞬間に電源断が発生したような場合には、電源断処理が実行される前にメダルがブロックを通過してしまい、そのメダルがカウントされてしまう可能性があった。なお、電源断の発生後に、メダルの加算処理(メダルベット処理やメダルクレジット処理)を実行することは、制御上、好ましくない。

当初発明が解決しようとする課題は、遊技媒体投入口から遊技媒体が投入されたときと略同時に電源断が発生したときであっても、遊技媒体の加算処理が実行されないようにすることである。

【2828】

(b) 当初発明 1 の課題を解決するための手段(なお、かっこ書きで、対応する実施形態を記載する。)

当初発明(第 1 実施形態(A))は、
遊技媒体投入口(メダル投入口 47)と、

10

20

30

40

50

遊技媒体投入口から投入された遊技媒体（メダル）の通路（メダル通路）中に設けられ、遊技媒体の通過を許可する状態（オン状態）又は遊技媒体の通過を不許可にする状態（オフ状態）に制御可能なブロック（４５）と、
遊技媒体投入口から投入された遊技媒体の通路中に設けられ、遊技媒体を検知可能な検知手段Ａ（投入センサ４４ａ）及びＢ（投入センサ４４ｂ）（検知手段Ｂは、検知手段Ａより下流側に位置する）と

を備え、

遊技媒体の通過を許可する状態に前記ブロックを制御している状況にて電源の供給が遮断される事象が発生した時から、当該電源の供給が遮断される事象を検知して、遊技媒体の通過を不許可にする状態に前記ブロックを制御するまでの時間をＴ１（図２及び図３中、Ｔ１）とし、

遊技媒体の通過を許可する状態に前記ブロックを制御している状況にて遊技媒体が前記遊技媒体投入口から遊技機内部に向けて放たれる場合において、当該遊技媒体が遊技機正面から視認不可能となった時（図２中、Ｍ２の位置）から、当該遊技媒体を検知手段Ｂが検知して、当該遊技媒体を検知手段Ｂが検知しなくなるまで（図２中、Ｍ４の位置）の時間をＴ２（図２及び図３中、Ｔ２）としたとき、

$T1 < T2$

となるようにする

ことを特徴とする。

【２８２９】

（ｃ）当初発明１の効果

当初発明によれば、遊技媒体が遊技媒体投入口から遊技機内部に向けて放たれ、その遊技媒体が遊技機正面から視認不可能となった時に電源断が発生した場合に、その遊技媒体を検知手段Ｂが検知しなくなるまでに、電源の供給が遮断される事象を検知して遊技媒体の通過を不許可にする状態にブロックを制御するので、遊技媒体は、少なくとも検知手段Ｂに検知されることはない。

よって、その遊技媒体は、検知手段Ａ及びＢによって正常に検知されないので、遊技媒体の加算処理（ベット処理やクレジット処理）は実行されない。したがって、遊技媒体が遊技機正面から視認不可能となった時に電源断が発生した場合、すなわち、遊技機内部に遊技媒体が放たれた直後に電源断が発生した場合であっても、その遊技媒体を受け付けないようにすることができる。これにより、電源断の発生後に、遊技媒体の加算処理が実行されないようにすることができる。

【２８３０】

２．当初発明２

（ａ）当初発明２が解決しようとする課題

当初発明は、制御基板を内部に収容した基板ケースを備える遊技機において、基板ケースのゲート跡に関するものである。

従来の遊技機において、メイン制御基板を内部に収容した基板ケースが知られている。ここで、基板ケースは、一般に、成型によって形成されているので、基板ケースにはゲート跡が残る。そして、このゲート跡を目印とする技術が提案されている（たとえば、特開２０１７－０４２２７０号公報）。

しかし、基板ケースのゲート跡は、樹脂の切断部分を有することから、外部から見て不鮮明である。このため、ゲート跡を開口し、メイン制御基板の内部にアクセスされるおそれがあるという問題がある。

当初発明が解決しようとする課題は、基板ケースのゲート跡を利用したゴト行為を抑制することである。

【２８３１】

（ｂ）当初発明２の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第２実施形態）は、

10

20

30

40

50

演算機能を備えた所定のＩＣ（メインＣＰＵ５５）と、
一方の面（上カバー５７の上面と対向する面）に前記所定のＩＣを搭載した制御基板（メイン制御基板５０）と、
複数の面（上面、側面等）を有しており、前記制御基板を収容する基板ケース（上カバー５７及び下カバー５８からなる基板ケース５６）と
を備え、
前記基板ケースは、内部が視認可能に形成され、
前記基板ケースの外側であり、かつ前記制御基板の前記一方の面と対向している面（上カバー５７の上面外側）に、前記基板ケースの成型時のゲート跡（５７ｂ）を配置し、
前記ゲート跡から前記対向している面の垂直方向には、前記制御基板の前記所定のＩＣが位置しないようにする
ことを特徴とする。

【２８３２】

（ｃ）当初発明２の効果

当初発明によれば、基板ケースのゲート跡の垂直方向には、制御基板の所定のＩＣが位置しないので、ゲート跡を不正に開口し、所定のＩＣにアクセスすることを防止することができる。

また、制御基板の所定のＩＣの垂直方向には、基板ケースのゲート跡が存在しないので、ゲート跡に遮られることなく所定のＩＣを目視で確認することができる。これにより、所定のＩＣに対して不正が行われていないか否かを目視で容易に確認することができる。

【２８３３】

３．当初発明３

（ａ）当初発明３が解決しようとする課題

当初発明は、メイン制御基板とサブ制御基板との間の通信において、断線が発生した後、断線から通信が復帰したときの処理に関するものである。

従来の遊技機において、メイン制御基板からサブ制御基板に対してコマンドを送信し、サブ制御基板は、受信したコマンドに基づいて、画像表示装置等を制御する遊技機が知られている。

ここで、サブ制御基板は、前回受信したコマンドと今回受信したコマンドとを対比し、受信したこれらのコマンドの整合性に基づいて、コマンド受信異常と判断する技術が知られている（たとえば、特開２０１４－２２６５０３号公報）。

しかし、メイン制御基板からサブ制御基板にコマンドを送信する場合において、メイン制御基板とサブ制御基板との間で断線が発生する場合があった。そして、通信が復帰したときに、サブ制御基板が正常な演出を出力できなくなるおそれがある。

当初発明が解決しようとする課題は、メイン制御基板とサブ制御基板との間で断線が発生した後、通信が復帰したときの演出を適正なものとするることである。

【２８３４】

（ｂ）当初発明３の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第３実施形態）は、

メイン制御基板（５０）と、

前記メイン制御基板から受信した情報に基づいて、演出を制御するサブ制御基板（８０）とを備え、

前記サブ制御基板は、前記メイン制御基板から、操作されたストップスイッチ（４２）の情報を受信可能とし、

前記サブ制御基板は、所定の遊技状態（ＡＴ）では、操作されたストップスイッチの情報を受信したことに基づいて、そのストップスイッチの操作に対応する演出を出力可能とし、

前記サブ制御基板は、

前記所定の遊技状態における「Ｎ」遊技目で所定のストップスイッチが操作された場合において、当該所定のストップスイッチが操作された情報を受信したときは、当該所定のス

10

20

30

40

50

トップスイッチの操作に対応する所定演出（所定のストップスイッチに対応するリールが停止時の演出）を出力し、その後、「N」遊技目における残りすべてのストップスイッチが操作される前に前記メイン制御基板からの情報が受信不能となり、その後、「N + a」遊技目で前記メイン制御基板からの情報が受信可能となり、その後、「N + a」遊技目で、前記所定のストップスイッチとは異なる特定のストップスイッチが操作された情報を受信したときは、当該特定のストップスイッチの操作に対応する演出であって前記所定演出に関連する演出（所定演出に続く演出であって、特定のストップスイッチに対応するリールが停止時の演出）を出力し、その後、「N + a + 1」遊技目で所定の情報を受信したときは、当該所定の情報に基づいて、「N + a + 1」遊技目の演出を出力することを特徴とする。

10

【2835】

(c) 当初発明3の効果

当初発明によれば、「N + a」遊技目の途中で通信が復帰したときは、それまで出力していた「N」遊技目の所定演出に関連する演出を出力するので、「N + a」遊技目では、「N」遊技目に続く演出を出力することができる。そして、「N + a + 1」遊技目に移行したときに正常な演出に復帰するので、「N + a」遊技目の途中で、通信の復帰によって演出が突然変化することをなくすることができる。これにより、断線の発生前後において、違和感のない演出を出力することができる。

【2836】

4. 当初発明4

20

(a) 当初発明4が解決しようとする課題

当初発明は、ストップスイッチを高速で操作可能とする遊技機に関するものである。

従来の遊技機では、ストップスイッチが操作されると、そのストップスイッチに対応するリールを、抽選結果に対応する所定位置に停止させる。また、リールを所定位置に停止させた後、所定時間、モータを励磁状態とする。ここで、操作したストップスイッチがオン状態であるときや、モータを励磁状態にしているときは、次のストップスイッチの操作を受け付けないようにしている。

ここで、最初のストップスイッチが操作されてから、リールステータスが停止状態となるまでは、2番目のストップスイッチが操作されても、その停止操作を受け付けなかった技術が知られている（たとえば、特開2017-093576号公報参照）。

30

しかし、前述の従来の技術において、ストップスイッチが操作された後、次のストップスイッチの操作が受け付け可能となるまでの時間が長いと、遊技を高速で消化することができないという問題がある。

当初発明が解決しようとする課題は、ストップスイッチを高速で操作可能とすることである。

【2837】

(b) 当初発明4の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第4実施形態）は、

リール（31）と、

40

前記リールを回転させるためのモータ（32）と、

ストップボタン（停止ボタン42a）の操作が検知されたことに基づいて、前記モータを駆動制御して前記リールの回転を停止させるリール制御手段（65）と、

内部抽せん手段（役抽選手段61）と

を備え、

前記ストップボタンを最深部（図12（c）に示す位置）まで押し込むまでの間に前記ストップボタンの操作を検知するセンサ（検知センサ42e）がオンとなり、前記ストップボタンの押し込みを解除すると前記ストップボタンが付勢力によって初期位置（図12（a）に示す位置）に移動可能とし、かつ、前記ストップボタンが初期位置に移動するまでの間に前記センサがオフとなるように構成されており、

50

前記内部抽せん手段が所定の結果を決定した遊技において、前記リール制御手段によりすべてのリールが回転している状況下で、所定のタイミングで所定のリールに対する前記ストップボタンの操作がなされ、当該所定のリールに対する前記ストップボタンの前記センサのオンを検知した後、当該所定のリールを停止させるための励磁状態（４相励磁状態）とし、当該励磁状態としてから所定時間（図１３中、Ｔ１２）が経過したときは、当該励磁状態を終了するように構成されており、

最深部まで押し込まれた前記ストップボタンの押し込みが解除された瞬間から前記センサがオフになるまでの時間をＴ１（図１３中、Ｔ１１）とし、前記所定時間をＴ２としたとき、

$T1 < T2$

となるようにする

ことを特徴とする。

【２８３８】

（ｃ）当初発明４の効果

当初発明によれば、リールの停止時におけるモータの励磁状態の開始と、最深部まで押し込まれたストップボタンの押し込みが解除された瞬間とが同時であると仮定したときに、センサがオフになった後に励磁状態が終了する。したがって、モータの励磁状態が終了したタイミングで、次のストップボタンの操作を受け付け可能にすることができる。

【２８３９】

５．当初発明５

（ａ）当初発明５が解決しようとする課題

当初発明は、メダル払出し装置の制御に関するものである。

従来の遊技機において、１枚のメダルを払い出すときに、約１００ｍｓの時間を要することが知られている（たとえば、特開２０１６－２１４４３４号公報）。

ここで、ホッパーディスクを回転させるためのホッパーモータとして、ＤＣモータ（直流モータ）が用いられるが、ＤＣモータは、一定の電流を流すと、駆動軸の回転が停止した状態から徐々に加速していき、その後、一定速度（定速）に到達する。

このため、ホッパーモータの駆動開始から最初のメダルが排出されるまでに、ホッパーモータの駆動軸の回転が徐々に加速していくので、ホッパーモータの駆動開始から最初のメダルが排出されるまでに要する時間が、ホッパーモータの駆動軸が定速で回転しているときにおけるメダルの排出間隔より長くなり、最初のメダルの排出が遅れたという感覚を遊技者に与えてしまう可能性を有する。

当初発明が解決しようとする課題は、最初のメダルの排出が遅れたという感覚を遊技者に与えないようにすることである。

【２８４０】

（ｂ）当初発明５の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第６実施形態）は、

メダルを貯留するホッパー（３５）と、

前記ホッパーに設けられているホッパーディスク（１０１）と、

前記ホッパーディスクを回転させるホッパーモータ（３６）と、

前記ホッパーモータの駆動を制御する制御手段（メイン制御基板５０）と

を備え、

前記ホッパーディスクには、前記ホッパー内に貯留されているメダルを保持可能な保持部（１０２）が、前記ホッパーディスクの外周に沿って複数（８個）設けられ、

前記ホッパーモータが駆動して前記ホッパーディスクが回転すると、前記保持部に保持されているメダルが排出部（１０３）から順次排出されるように形成され、

一の払い出し処理における最後の排出メダルが前記排出部から排出された瞬間における、当該最後の排出メダルが保持されていた前記保持部の位置を、第１位置とし、

前記一の払い出し処理における最後の排出メダルが前記排出部から排出された瞬間におけ

10

20

30

40

50

る、次回の払い出し処理における最初の排出メダルが保持されている前記保持部の位置を、第2位置とし、

前記制御手段は、前記一の払い出し処理を終了するときは、前記次回の払い出し処理における最初の排出メダルが保持されている前記保持部が、第1位置と第2位置との間に位置した状態で、前記ホッパーディスクの回転が停止するように、前記ホッパーモータの駆動を制御する

ことを特徴とする。

【2841】

(c) 当初発明5の効果

当初発明によれば、最初の排出メダルを保持する保持部が、第1位置と第2位置との間で停止していると、第1位置に到達するまでの距離が、第2位置で停止したときより短くなる。これにより、第1位置に到達するまでの時間も、第2位置で停止したときより短くなるので、ホッパーモータの駆動軸の回転が徐々に加速したとしても、最初のメダルの排出が遅れたという感覚を遊技者に与えないようにすることができる。

【2842】

6. 当初発明6

(a) 当初発明6が解決しようとする課題

当初発明は、キャビネットの内部に取り付けられたメイン制御基板と、フロントドアの裏面に取り付けられたサブ制御基板との配置に関するものである。

従来の遊技機において、演出を制御するためのサブ制御基板上に蓄電用の電解コンデンサを備えたものが知られている（たとえば、特開2014-131656号公報）。

ここで、蓄電用の電解コンデンサ内には電解液が充填されているが、電解コンデンサが不具合により破裂し、充填されている電解液が飛散して、メイン制御基板上のメインCPUに付着すると、メインCPUが誤作動を起こす可能性を有する。また、電解コンデンサが破裂したときの衝撃により、メインCPUが破損してしまう可能性も有する。

当初発明が解決しようとする課題は、不具合により電解コンデンサが破裂して、電解液が飛散しても、メインCPUが誤作動を起こさないようにすることである。また、不具合により電解コンデンサが破裂しても、そのときの衝撃により、メインCPUが破損しないようにすることである。

【2843】

(b) 当初発明6の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第7実施形態）は、

キャビネット（13）と、

前記キャビネットに開閉可能に取り付けられているフロントドア（12）と、

遊技の進行を制御するメイン制御基板（50）と、

演出を制御するサブ制御基板（80）と

を備え、

前記メイン制御基板は、前記キャビネットの内部に取り付けられ、

前記サブ制御基板は、前記フロントドアの裏面に取り付けられ、

前記メイン制御基板と前記サブ制御基板とは前記フロントドアを閉じた状態において対向するように配置され、

前記メイン制御基板には、メインCPU（55）が配置され、

前記サブ制御基板における、前記メインCPUと対向する位置以外の位置に、電解コンデンサ（86）が配置されている

ことを特徴とする。

【2844】

(c) 当初発明6の効果

当初発明によれば、サブ制御基板における、メインCPUと対向する位置以外の位置に、電解コンデンサを配置しているので、不具合により電解コンデンサが破裂して、電解液が

10

20

30

40

50

飛散しても、飛散した電解液がメインCPUに付着しないようにすることができ、これにより、メインCPUが誤作動を起こさないようにすることができる。

また、電解コンデンサが破裂しても、その衝撃をメインCPUが直接受けないようにすることができ、これにより、メインCPUが破損しないようにすることができる。

【2845】

7. 当初発明7

(a) 当初発明7が解決しようとする課題

当初発明は、メイン制御基板側でのリールの停止制御と、サブ制御基板側での演出の出力の制御とに関するものである。

従来の遊技機において、複数種類の演出内容を実行可能であり、特別役に当選しているとき（内部中）と、特別役に当選していないとき（非内部中）とで、各演出内容の選択確率が異なるものが知られている（たとえば、特開2013-146608号公報）。

しかし、上述した従来の遊技機では、内部中及び非内部中のいずれにおいても、内部抽せんの抽せん結果にかかわらず演出内容を選択していた。

当初発明が解決しようとする課題は、内部抽せんの抽せん結果に応じて、出力する演出を適切に決定することである。

【2846】

(b) 当初発明7の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第9実施形態）は、

複数個の図柄を表示した複数のリール（31）と、

各前記リールを停止させるときに遊技者が操作する複数のストップスイッチ（42）と、

遊技の進行を制御するメイン制御手段（メイン制御基板50）と、

演出を制御するサブ制御手段（サブ制御基板80）と

を備え、

前記メイン制御手段は、

第1抽せん結果（たとえば、非内部中に「BB」単独当選）となる場合、又は第2抽せん結果（たとえば、BB内部中に「非当選」）となる場合を有するように抽せんを行う内部抽せん手段（役抽選手段61）と、

前記ストップスイッチが操作された瞬間の前記リールの位置に対応する前記リールの停止位置を定めた複数の停止位置決定テーブルと、

いずれかの前記停止位置決定テーブルを用いて前記リールの停止位置を決定し、決定した停止位置で前記リールを停止させるリール制御手段（65）と

を備え、

前記リール制御手段は、第1抽せん結果となった遊技と、第2抽せん結果となった遊技とで、同一の前記停止位置決定テーブルを用いて、前記リールの停止位置を決定し、

前記サブ制御手段は、

出力する演出を定めた複数の演出決定テーブルと、

いずれかの前記演出決定テーブルを用いて出力する演出を決定し、決定した演出を出力する演出出力制御手段（91）と

を備え、

前記演出出力制御手段は、第1抽せん結果となった遊技と、第2抽せん結果となった遊技とで、異なる前記演出決定テーブルを用いて、出力する演出を決定する

ことを特徴とする。

【2847】

(c) 当初発明7の効果

当初発明によれば、内部抽せん手段で第1抽せん結果となった遊技と第2抽せん結果となった遊技とで、メイン制御手段側ではリール制御手段は同一の停止位置決定テーブルを用いてリールの停止位置を決定するが、サブ制御手段側では演出出力制御手段は異なる演出決定テーブルを用いて出力する演出を決定する。

これにより、メイン制御手段側でのリールの停止制御が同一でも、サブ制御手段側で異なる演出を出力することができ、演出を多様化することができる。

【2848】

8. 当初発明8

(a) 当初発明8が解決しようとする課題

当初発明は、キャビネットとフロントドアとの間の間隙に関するものである。

従来の遊技機において、キャビネットの前面側の開口の縁部に、外方に突出する突出辺を設け、フロントドアを閉じたときに、突出辺がフロントドアの内側に収容されるように構成することにより、キャビネットとフロントドアとの間隙を屈曲させて、異物の侵入を困難にしたものが知られている（たとえば、特開2005-198949号公報）。

しかし、フロントドアを少し開け、突出辺がフロントドアから外れるようにして、キャビネットとフロントドアとの間隙から異物を侵入させることが考えられる。

当初発明が解決しようとする課題は、フロントドアを少し開けて、キャビネットとフロントドアとの間隙から異物を侵入させる不正行為（ゴト行為）を防止することである。

【2849】

(b) 当初発明8の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第8実施形態）は、

キャビネット（13）と、

前記キャビネットに開閉可能に取り付けられているフロントドア（12）と、

前記フロントドアの開放を検知するドアセンサと

を備え、

前記キャビネットの下部には、前記フロントドアを閉じた状態では前記フロントドア方向へ向けて突出している第1閉塞部（13c）が設けられ、

前記フロントドアの下部における、第1閉塞部より下方の位置には、前記フロントドアを閉じた状態では前記キャビネット方向へ向けて突出している第2閉塞部（12a）が設けられ、

前記フロントドアの下部における、第1閉塞部より上方の位置には、前記フロントドアを閉じた状態では前記キャビネット方向へ向けて突出している第3閉塞部（12b）が設けられ、

前記フロントドアを閉じた状態では、第2閉塞部と第3閉塞部との間に第1閉塞部が配置されるように形成され、

前記ドアセンサが前記フロントドアの開放を最初に検知するときの前記フロントドアの位置を検知開始位置とし、

前記フロントドアが前記検知開始位置にある状態でも、第2閉塞部と第3閉塞部との間に第1閉塞部が配置されているように形成されている

ことを特徴とする。

【2850】

(c) 当初発明8の効果

当初発明によれば、フロントドアを閉じた状態から開けると、まず、ドアセンサがフロントドアの開放を検知し、その後に、第2閉塞部と第3閉塞部との間から第1閉塞部が抜けることになる。また、ドアセンサがフロントドアの開放を検知すると、フロントドアが開いている旨を報知可能となる。

このため、フロントドアが開いている旨を報知可能となる前に、第2閉塞部と第3閉塞部との間から第1閉塞部が抜けることはなく、フロントドアが開いている旨を報知可能となる位置においても、キャビネットとフロントドアとの間隙は屈曲した形状であるので、キャビネットとフロントドアとの間隙から異物を侵入させる不正行為（ゴト行為）を防止することができる。

【2851】

9. 当初発明9

(a) 当初発明 9 が解決しようとする課題

当初発明は、有利区間表示器を備える遊技機に関するものである。

従来より、有利区間表示器を備える遊技機が知られている（たとえば、特開 2 0 1 8 - 0 0 0 7 9 7 号公報参照）。

しかし、従来の有利区間表示器を備える遊技機において、電源断からの復帰時における有利区間表示器の点灯制御については、十分に検討されていなかった。

当初発明が解決しようとする課題は、電源断からの復帰時に、有利区間表示器を適切に制御することである。

【2852】

(b) 当初発明 9 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 1 1 実施形態）は、

停止ボタン（ストップスイッチ 4 2）の操作態様（正解押し順）を報知可能な報知遊技状態（A T）と、

前記報知遊技状態を実行可能な有利区間と、

有利区間であることを示す有利区間表示器（有利区間表示 L E D 7 7）と

を備え、

前記有利区間表示器が点灯している状況下において電源の供給が遮断された後、設定変更スイッチがオフの状態で電源の供給が再開したときは、割込み処理の起動後に前記有利区間表示器を点灯するための処理を実行可能とし、

前記有利区間表示器が点灯している状況下において電源の供給が遮断された後、設定変更スイッチがオンの状態で電源の供給が再開したときは、前記有利区間表示器を消灯するための処理を実行した後、設定変更処理に移行可能とする

ことを特徴とする。

【2853】

(c) 当初発明 9 の効果

当初発明によれば、電源断から復帰時に、状況に応じて、有利区間表示器を適切に制御することができる。

【2854】

1 0 . 当初発明 1 0

(a) 当初発明 1 0 が解決しようとする課題

当初発明は、4 個のリール及び停止ボタンを備える遊技機に関するものである。

従来の遊技機では、3 個のリールと、3 個の停止ボタンとを有するものが一般的である（たとえば、特開 2 0 1 8 - 0 0 0 7 9 7 号公報参照）。

従来の遊技機において、リールや停止ボタンの数を 4 個にすることも提案されている。しかし、停止ボタンの数を 4 個にすると、A T 時に停止ボタンの操作ミスが起きやすくなるという問題がある。

当初発明が解決しようとする課題は、停止ボタンの数を 4 個にした場合に、停止ボタンの操作ミスが起きにくくすることである。

【2855】

(b) 当初発明 1 0 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 1 3 実施形態）は、

4 つのリール（3 1 A ~ 3 1 D）と、

前記 4 つのリールのそれぞれに対応する 4 つの停止ボタン（ストップスイッチ 4 2 A ~ 4 2 D）と

を備え、

4 つの停止ボタンより上方に、所定の操作ボタン（2 4）を配置し、

前記所定の操作ボタンの左端から垂直下方向に、左端側の前記停止ボタン（ストップスイッチ 4 2 A）の少なくとも一部が位置するようにし、

10

20

30

40

50

前記所定の操作ボタンの右端から垂直下方向に、右端側の前記停止ボタン（ストップスイッチ４２Ｄ）の少なくとも一部が位置するようにすることを特徴とする。

【２８５６】

（ｃ）当初発明１０の効果

当初発明によれば、停止ボタンの数が４個となったときであっても、操作ボタンの左右両端を目印として左右両端の停止ボタンを操作することができるので、停止ボタンの操作ミスが起きにくくすることができる。

【２８５７】

１１．当初発明１１

（ａ）当初発明１１が解決しようとする課題

当初発明は、規定数を指示可能な遊技機に関するものである。

従来より、複数種類の規定数のうちのいずれか一の規定数で遊技可能とした遊技機が知られている（たとえば、特開２０１８－０００７９７号公報参照）。

しかし、従来の遊技機において、複数種類の規定数のうちのいずれか一の規定数で遊技可能な遊技であっても、適切な規定数と不適切な規定数とが生じる場合があった。

当初発明が解決しようとする課題は、適切な規定数で遊技を行わせることを可能にすることである。

【２８５８】

（ｂ）当初発明１１の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第１２実施形態）は、

停止ボタン（ストップスイッチ４２）の操作態様を報知可能な報知遊技状態（ＡＴ）を備え、

前記報知遊技状態で操作態様を報知する場合は、操作態様に対応する情報（押し順指示情報）を所定の表示部（獲得数表示ＬＥＤ７８）に表示可能とし、

前記報知遊技状態では、少なくとも複数の規定数（「２」又は「３」）のうちいずれかの規定数の遊技価値が投入されると遊技を開始可能であり、

前記報知遊技状態において、規定数に対応する情報を前記所定の表示部に表示可能とし、

前記報知遊技状態において、規定数に対応する情報を前記所定の表示部に表示する場合は、すべてのリールが停止した後からスタートスイッチのオンを検知するまでの間の所定のタイミング（図４２中、ステップＳ３２２）で表示し、

規定数に対応する情報を前記所定の表示部に表示する場合は、操作態様に対応する情報と識別可能な表示態様で表示（規定数「２」場合に、「０Ａ」と表示）する

ことを特徴とする。

【２８５９】

（ｃ）当初発明１１の効果

当初発明によれば、スタートスイッチのオンを検知するまでの間の所定のタイミングで規定数に対応する情報を表示可能としたので、遊技者に対し、適切なタイミングで、その遊技における適切な規定数を報知することができる。

また、操作態様に対応する情報と規定数に対応する情報とを遊技者が混同しないようにすることができる。

【２８６０】

１２．当初発明１２

（ａ）当初発明１２が解決しようとする課題

当初発明は、報知遊技状態において差枚数をカウントするカウンタを備える遊技機に関するものである。

従来より、ＡＴ中の差枚数をカウントするカウンタを備える遊技機が知られている（たとえば、特開２０１８－０００７９７号公報参照）。

従来の遊技機において、有利区間終了時には、有利区間に関する情報を初期化することが

10

20

30

40

50

要請されている。しかし、ＡＴ終了後、早期に次のＡＴに当選する場合があります、前回のＡＴの差枚数を引き継がせたい場合もある。

当初発明が解決しようとする課題は、有利区間終了時には有利区間に関する情報を初期化しつつ、前回の報知遊技状態（ＡＴ）の差枚数を引継ぎ可能とすることである。

【２８６１】

（ｂ）当初発明１２の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第１１実施形態）は、

停止ボタン（ストップスイッチ４２）の操作態様（正解押し順）を報知可能な報知遊技状態（ＡＴ）と、

前記報知遊技状態を実行可能な有利区間と、

第１制御手段（メイン制御基板５０）において、遊技価値のベット数と払出し（クレジットへの加算を含む。以下同じ。）数との差を示す差数の累積値であって最小値を「０」とした値を記憶する第１差数カウンタ（差数カウンタ）と、

第２制御手段（サブ制御基板８０）において、遊技価値のベット数と払出し数との差を示す差数の累積値を記憶する第２差数カウンタ（サブ差枚数カウンタ）と

を備え、

有利区間の終了時には、第１差数カウンタをクリアし（図５１又は図５２中、ステップＳ４３５）、第２差数カウンタをクリアしない場合を有する

ことを特徴とする。

【２８６２】

（ｃ）当初発明１２の効果

当初発明によれば、有利区間の終了時には第１差数カウンタをクリアするので、有利区間に関する情報を初期化するという規則を遵守することができる。また、第２差数カウンタをクリアしない場合があり、その場合には、次の報知遊技状態の開始時に前回の報知遊技状態の差枚数を引き継ぐことが可能となる。

【２８６３】

１３．当初発明１３

（ａ）当初発明１３が解決しようとする課題

当初発明は、報知遊技状態において差枚数をカウントするカウンタを備える遊技機に関するものである。

従来より、ＡＴ中の差枚数をカウントするカウンタを備える遊技機が知られている（たとえば、特開２０１８－０００７９７号公報参照）。

しかし、従来の遊技機において、リプレイ入賞時の差枚数をどのようにカウント（更新）するかについて、十分に検討されていなかった。

当初発明が解決しようとする課題は、リプレイ入賞時における差枚数の更新処理を適切に実行することである。

【２８６４】

（ｂ）当初発明１３の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第１１実施形態）は、

停止ボタン（ストップスイッチ４２）の操作態様を報知可能な報知遊技状態（ＡＴ）と、前記報知遊技状態を実行可能な有利区間と、

遊技価値のベット数と払出し（クレジットへの加算を含む。以下同じ。）数との差を示す差数の累積値であって最小値を「０」とした値を記憶する差数カウンタと、

有利区間の遊技回数をカウントする有利区間カウンタ（有利区間クリアカウンタ）とを備え、

１．少なくとも小役に当選した遊技では、全リールの停止後（図４１中、ステップＳ２８９の後）に、前記有利区間カウンタの値が有利区間の終了条件を満たす値であるか否かを判断し（図５１又は図５２中、ステップＳ４２４）、

10

20

30

40

50

1) 前記有利区間カウンタの値が有利区間の終了条件を満たす値であると判断したときは、前記差数カウンタの値を判断することなく(ステップS434の処理を実行せずに)有利区間を終了するための処理(ステップS435)を実行可能とし、

2) 前記有利区間カウンタの値が有利区間の終了条件を満たす値でないと判断したとき(ステップS424で「No」のとき)は、前記差数カウンタの更新処理(ステップS428及びW429)を実行した後、前記差数カウンタの値が有利区間の終了条件を満たす値であるか否かを判断し(ステップS434)、有利区間の終了条件を満たす値であると判断したとき(ステップS434で「Yes」のとき)は有利区間を終了するための処理(ステップS435)を実行可能とし、

2. リプレイに当選した遊技では、全リールの停止後(図41中、ステップS289の後)に、前記有利区間カウンタの値が有利区間の終了条件を満たす値であるか否かを判断し(図51又は図52中、ステップS424)、

1) 前記有利区間カウンタの値が有利区間の終了条件を満たす値であると判断したとき(ステップS424で「Yes」のとき)は、前記差数カウンタの値を判断することなく(ステップS434の処理を実行せずに)有利区間を終了するための処理(ステップS435)を実行可能とし、

2) 前記有利区間カウンタの値が有利区間の終了条件を満たす値でないと判断したとき(ステップS424で「No」のとき)は、前記差数カウンタの更新処理を実行することなく前記差数カウンタの値が有利区間の終了条件を満たす値であるか否かを判断し(図51又は図52中、ステップS426で「Yes」のときはステップS434に進み)、有利区間の終了条件を満たす値であると判断したとき(ステップS434で「Yes」のとき)は有利区間を終了するための処理(ステップS435)を実行可能とすることを特徴とする。

【2865】

(c) 当初発明13の効果

当初発明によれば、リプレイに当選した遊技では、有利区間カウンタの値が有利区間の終了条件を満たす値であるか否かにかかわらず、差数カウンタの更新処理を実行しないので、リプレイに当選した遊技における差枚数の更新処理を適切に実行することができる。さらに、プログラム処理の迅速化を図ることができる。

【2866】

14. 当初発明14

(a) 当初発明14が解決しようとする課題

当初発明は、所定の規定数において指示機能に係る処理を実行可能とする遊技機に関するものである。

従来より、指示機能を有する遊技機が知られている(たとえば、特開2018-000797号公報参照)。

しかし、従来の遊技機では、規定数と、指示機能に係る処理及び有利区間に係る処理との関係が十分に検討されていなかった。

当初発明が解決しようとする課題は、規定数に応じて、指示機能に係る処理及び有利区間に係る処理を適切に実行することである。

【2867】

(b) 当初発明14の課題を解決するための手段(なお、かっこ書きで、対応する実施形態を記載する。)

当初発明(第11実施形態)は、

停止ボタン(ストップスイッチ42)の操作態様を報知する指示機能を実行可能な報知遊技状態(AT)と、

報知遊技状態を実行可能な有利区間と、

有利区間に係る所定の変数をカウントするための有利区間カウンタ(有利区間クリアカウンタ)と、

報知遊技状態に係る特定の変数(たとえば遊技回数や差枚数)をカウントするための報知

10

20

30

40

50

遊技カウンタ（ＡＴ遊技回数カウンタやＡＴ差枚数カウンタ）とを備え、

少なくとも第１規定数（規定数「３」）又は第２規定数（規定数「２」）の遊技価値を投入可能な遊技を有し、

有利区間の遊技（ＡＴ）において、第１規定数が投入されたことに基づいて開始された遊技では、指示機能に係る処理（たとえば、正解押し順の報知）を実行可能であり（図４８中、ステップＳ３８２で「Ｙｅｓ」）、第２規定数が投入されたことに基づいて開始された遊技では、指示機能に係る処理を実行不可能であり（図４８中、ステップＳ３８２で「Ｎｏ」）、

報知遊技状態において、第１規定数が投入されたことに基づいて開始された遊技では、前記有利区間カウンタの更新を実行可能とし（図５１又は図５２中、ステップＳ４２２）、かつ、前記報知遊技カウンタの更新を実行可能とし（図４３中、ステップＳ３３３）、報知遊技状態において、第２規定数が投入されたことに基づいて開始された遊技では、前記有利区間カウンタの更新を実行可能とし（図５１又は図５２中、ステップＳ４２２）、前記報知遊技カウンタの更新を実行不可能とする（図４３中、ステップＳ３３２で「Ｎｏ」）

ことを特徴とする。

【２８６８】

（ｃ）当初発明１４の効果

当初発明によれば、有利区間カウンタについては第１規定数又は第２規定数のいずれの遊技でも更新可能とすることにより、有利区間の適正化を図ることができる。

また、指示機能に係る処理が実行不可能である第２規定数の遊技では報知遊技カウンタを更新しないことにより、指示機能に係る処理の実行と報知遊技カウンタの更新との整合性をとることができる。

【２８６９】

１５．当初発明１５

（ａ）当初発明１５が解決しようとする課題

当初発明は、始動に関する信号線を有する遊技機に関するものである。

従来より、遊技機の制御基板間を電氣的接続する場合に、複数本の信号線（リード線）からなるハーネスを用いることが知られている。そして、信号線の１つとして、始動に関する信号線がある。

従来技術において、始動に関する信号は抽選に用いられるので、始動に関する信号線に対するゴト行為を抑制する必要がある。

当初発明が解決しようとする課題は、始動に関する信号線を特定しにくくし、ゴト行為を抑制することである。

【２８７０】

（ｂ）当初発明１５の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第２１実施形態）は、

制御基板（メイン制御基板５０、５３０）を備える遊技機（スロットマシン１０、ぱちんこ遊技機５００）において、

前記制御基板と電氣的に接続される複数の信号線（リード線）を有し、

前記複数の信号線としては、少なくとも、第１の信号線、第２の信号線、及び第３の信号線を有し、

前記第１の信号線は、遊技の始動に関する信号線（たとえば、図１１１中、ハーネスＤの７番のリード線）であり、

前記第２の信号線（たとえば、図１１１中、ハーネスＤの８番のリード線）及び前記第３の信号線（たとえば、図１１１中、ハーネスＤの３番のリード線）は、いずれも、遊技の始動に関する信号線とは異なる信号線であり、

前記第１の信号線と前記第２の信号線とは、略同一の径を有し、

10

20

30

40

50

前記第 1 の信号線と前記第 3 の信号線とは、異なる径を有することを特徴とする。

【 2 8 7 1 】

(c) 当初発明 1 5 の効果

当初発明によれば、始動に関する信号線がどの信号線であるかを特定することを困難にすることができる。これにより、始動に関する信号線に対するゴト行為を抑制することができる。

【 2 8 7 2 】

1 6 . 当初発明 1 6

(a) 当初発明 1 6 が解決しようとする課題

当初発明は、設定変更終了音を出力可能とする遊技機に関するものである。

従来より、複数の設定値の中からいずれか 1 つの設定値を設定可能な遊技機が知られている。

従来技術では、たとえば設定キーをオフにすると設定変更処理が終了する構成となっており、設定変更処理が終了したタイミングを外部から容易に把握することができなかった。

そこで、設定変更処理を終了したときは、その旨を報知することが考えられる。

しかし、設定変更処理の終了後、すぐに遊技を開始した場合において、設定変更処理を終了した旨を報知すると、設定変更処理を終了した旨の報知と、当該遊技で出力される報知とが同時期に（重なって）出力されるおそれがあり、当該遊技で出力される重要な報知が理解しにくくなるおそれがある。

当初発明が解決しようとする課題は、設定変更状態が終了したことを示す終了音を適切に出力することである。

【 2 8 7 3 】

(b) 当初発明 1 6 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 1 9 実施形態）は、

遊技者に対する有利度を変更可能な遊技機（スロットマシン 1 0、ぱちんこ遊技機 5 0 0）であって、

前記有利度を変更可能な設定変更状態、又は前記有利度を変更不可能であって遊技を開始可能な通常状態のいずれかに制御するために、特定操作されたことを検出する特定操作検出手段（設定キースイッチ 1 5 2、5 3 5）と、

スピーカ（2 2、5 4 2）と

を備え、

前記設定変更状態において、前記通常状態へ移行する条件を満たした場合に、前記スピーカから、前記設定変更状態が終了したことを示す終了音を時間 T 1（図 9 6 中、「T 0 1」）の間出力可能であり、

遊技の開始条件（スロットマシン 1 0 の場合は規定数がベットされ、かつスタートスイッチ 4 1 が操作されたこと。また、ぱちんこ遊技機 5 0 0 の場合は、遊技球が始動口 5 3 2 に入賞したこと。）を満たした一の遊技では、時間 T 2（図 9 6 中、「T 1 2」又は「T 2 2」）で遊技を終了させることが可能であり、

前記設定変更状態において、前記通常状態へ移行した後、前記遊技の開始条件を満たすまでに少なくとも時間 T 3（図 9 6 中、「T 1 1」又は「T 1 2」）を要し、

前記設定変更状態から前記通常状態へ移行した直後に一の遊技が開始された場合は、以下の式が成立するように構成されている

$T 1 < T 2 + T 3$ （ $T 1 > 0$ 、 $T 2 > 0$ 、 $T 3 > 0$ ）

ことを特徴とする。

【 2 8 7 4 】

(c) 当初発明 1 6 の効果

当初発明によれば、設定変更状態の終了と同時に遊技を開始した場合であっても、当該遊技を終了する前に、設定変更状態が終了したことを示す終了音を出力し終えるので、遊技の

10

20

30

40

50

終了時に出力される演出が、設定変更状態が終了したこと示す終了音と重なることはない。したがって、遊技の終了時に出力される演出が、設定変更状態が終了したことを示す終了音によって理解しにくくなることを防止することができる。

【2875】

17. 当初発明17

(a) 当初発明17が解決しようとする課題

当初発明は、純増数及びベース値を適切な値に設定可能な遊技機に関するものである。

従来より、非AT及びATのいずれも1BB内部中とする遊技機が知られている（たとえば、特開2018-029839号公報参照）。

しかし、上記のような1BB内部中スペックにおいては、遊技者に最も有利となる押し順で遊技を行ったときでも出玉率が「1」を超えることができないため、AT中の純増数を増加させにくいという問題がある。

当初発明が解決しようとする課題は、ベース値が高くなることなく、AT中の高純増を実現可能とすることである。

【2876】

(b) 当初発明17の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

有利区間において、ストップスイッチの操作情報（正解押し順）を報知可能な報知遊技状態（AT）を実行可能とし、

特別役（1BB）に対応する図柄組合せが停止表示した場合には、特別遊技（1BB遊技）を実行可能とし、

有利区間であって特別役の当選情報を持ち越している第1の状況（1BB内部中）と、

有利区間であって特別遊技中である第2の状況（1BB作動中）とを有し、

第1の状況では報知遊技状態を実行する場合を有さず、

第2の状況では報知遊技状態を実行する場合を有し、

第1の状況における出玉率（遊技媒体の付与数をベット数で割った値を指す。以下同じ。）を α とし、第2の状況かつ非報知遊技状態における出玉率を β とし、第2の状況かつ報知遊技状態における出玉率（前記ストップスイッチの操作情報が報知された遊技では、報知された操作情報に従って前記ストップスイッチを操作した場合の出玉率を指す。）を γ

としたとき、

$$\alpha < \beta < 1 < \gamma$$

であり、

第2の状況の非報知遊技状態において報知遊技状態を実行することに決定する確率を x （「0」より大きい値）とし、

第1の状況の非報知遊技状態において報知遊技状態を実行することに決定する確率を y （第23実施形態では「0」）としたとき、

$$x < y$$

であり、

第2の状況では、非報知遊技状態であっても、遊技の実行に応じて有利区間に関する所定値（有利区間クリアカウンタ値）を更新可能とする

ことを特徴とする。

【2877】

(c) 当初発明17の効果

当初発明によれば、特別遊技では、非特別遊技よりも出玉率が増加するので、特別遊技中に報知遊技状態を実行することにより、報知遊技状態の出玉率を高くすることができる。

また、非特別遊技では報知遊技状態を実行しないので、ベース値を下げることができる。

さらにまた、非報知遊技状態で特別遊技に移行したときは、出玉率が「1」を超えず、さらに有利区間に関する所定値は更新されるので、報知遊技状態の権利を有さずに特別遊技に移行しても、遊技者にメリットがないようにすることができる。特に、非報知遊技状態

で特別遊技に移行したときには、報知遊技状態に決定される確率が、非特別遊技中よりも低く設定されているので、非報知遊技状態で特別遊技に移行することを牽制することができる。

【2878】

18. 当初発明18

(a) 当初発明18が解決しようとする課題

当初発明は、試験信号を出力する遊技機に関するものである。

従来より、非AT及びATのいずれも1BB内部中とする遊技機が知られている（たとえば、特開2018-029839号公報参照）。

しかし、上記のような1BB内部中スペックにおいては、遊技者に最も有利となる押し順で遊技を行ったときでも出玉率が「1」を超えることができないため、AT中の純増数を増加させにくい。

ここで、低ベースを実現して、かつAT中は高純増となるスペックが種々提案されている。このような低ベースかつAT中高純増のスペックにおいて、どのような試験信号を出力するかが問題となる。

当初発明が解決しようとする課題は、低ベースかつAT中高純増のスペックであっても、適切な試験信号を出力可能とすることである。

【2879】

(b) 当初発明18の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

特別役（1BB）の当選情報を持ち越しており、かつ特別役に対応する図柄組合せを停止表示可能となった遊技（役物条件装置番号が「1」、かつ入賞及びリプレイ条件装置番号が「0」）において、

所定条件を満たしている場合（メイン遊技状態「3」、かつAT待機カウンタ「0」）には、特別役に対応する図柄組合せを停止表示可能となるストップスイッチの操作情報を含む試験信号（「0, 16, 7, 2」）を出力するための処理を実行可能とし、

所定条件を満たしていない場合には、特別役に対応する図柄組合せを停止表示させないストップスイッチの操作情報を含む試験信号（「0, 6, 127, 127」）を出力するための処理を実行可能とする

ことを特徴とする。

【2880】

(c) 当初発明18の効果

当初発明によれば、所定条件を満たしているときは特別役に対応する図柄組合せを停止表示可能な試験信号を出力可能とし、所定条件を満たしていないときは特別役に対応する図柄組合せを停止表示させない試験信号を出力可能とするので、報知遊技状態（AT）を実行するときに特別遊技に誘導するようなスペックの遊技機において、遊技者（市場）と同様な打ち方での試験を実施することが可能となる。

【2881】

19. 当初発明19

(a) 当初発明19が解決しようとする課題

当初発明は、特別役の誤入賞を防止する遊技機に関するものである。

従来より、MB内部中の状態において非ATとATとを実行する遊技機が知られている。

この場合、当選を持ち越しているMBの入賞を回避するため、MBの入賞を回避するために狙う図柄を報知することが知られている（たとえば、特開2014-147537号公報参照）。

しかし、上記のような報知は、遊技者を誤認させてしまうおそれがあるという問題がある。また、MBがテンパイしてから報知を行ったとしても、ストップスイッチの第2停止から第3停止までの間の時間が短い場合、報知が間に合わず、MBが入賞してしまう場合があった。

10

20

30

40

50

当初発明が解決しようとする課題は、当選を持ち越しており、かつ入賞を回避すべき特別役がテンパイした場合において、特別役の誤入賞を防止することである。

【2882】

(b) 当初発明19の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

特別役（1BB）に対応する図柄組合せが停止表示した場合には、特別遊技（1BB遊技）を実行可能とし、

特別役に対応する図柄組合せが停止表示可能となった遊技において、所定のリール（第3リール31）が回転中であり他のリール（第1及び第2リール31）が停止した状況下で特別役に対応する図柄組合せを構成する図柄が停止表示されている場合（いわゆる、特別役がテンパイしている場合）には、所定条件を満たすまで（たとえば、待機時間を経過するまで）、前記所定のリールに対応するストップスイッチが操作されても前記所定のリールを停止させないようにする

ことを特徴とする。

【2883】

(c) 当初発明19の効果

当初発明によれば、所定条件を満たすまでは、所定のリールに対応するストップスイッチが操作されても所定のリールは停止しないので、特別役の誤入賞を防止することができる。

【2884】

20. 当初発明20

(a) 当初発明20が解決しようとする課題

当初発明19と同じ。

(b) 当初発明20の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

特別役（1BB）に対応する図柄組合せが停止表示した場合には、特別遊技（1BB遊技）を実行可能とし、

特別遊技において、ストップスイッチ（42）の操作情報（正解押し順）を報知可能な報知遊技状態（AT）を実行可能とし、

特別役に対応する図柄組合せが停止表示可能となった遊技において、所定のリール（第3リール31）以外のリールに対応するストップスイッチが操作され、特別役に対応する図柄組合せが停止表示可能となった場合（いわゆる、特別役がテンパイした場合）において所定条件を満たしていないとき（待機時間を経過していないとき）には、前記所定のリール以外のリールに対応するストップスイッチが操作された以降の所定のタイミング（当初図147中、ステップS810において待機時間が保存された時）から少なくとも前記所定のリールが1回転するまで（ステップS810の時点から少なくとも750.624ms（リール31の1回転時間）を経過するまで）は、前記所定のリールに対応するストップスイッチが操作されても前記所定のリールを停止させないようにする

ことを特徴とする。

(c) 当初発明20の効果

当初発明19と同じ。

【2885】

21. 当初発明21

(a) 当初発明21が解決しようとする課題

当初発明は、有利区間を設けた遊技機において、天井機能を実現可能とするものである。

従来より、天井カウンタを設け、ATに移行することなく経過した遊技回数をカウントする遊技機が知られている（たとえば、特開2018-061760号公報参照）。

しかし、天井カウンタにより遊技回数をカウントしている途中で有利区間が終了する場合があった。ここで、天井カウンタは、指示機能に関するデータであることから、有利区間

10

20

30

40

50

が終了したときにはクリアされるデータの対象となると考えられる。したがって、天井カウンタにより遊技回数をカウントしている途中で有利区間が終了すると、天井カウンタがクリアされてしまうという問題がある。

当初発明が解決しようとする課題は、有利区間を設けた場合であっても、天井機能を実現可能とすることである。

【2886】

(b) 当初発明21の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

第1の抽選状態（RT1）及び第2の抽選状態（非RT）と、

ストップスイッチの操作情報を報知可能な報知遊技状態（AT）を実行可能な有利区間とを備え、

第1の抽選状態における遊技回数が所定条件を満たした場合（1400遊技に到達した場合）には、第2の抽選状態に移行可能とし、

有利区間である第1の抽選状態において、有利区間の終了条件を満たした場合には、非有利区間である第1の抽選状態に移行可能とし、

有利区間である第1の抽選状態から非有利区間である第1の抽選状態に移行した場合であっても、第1の抽選状態における遊技回数は継続してカウントする

ことを特徴とする。

【2887】

(c) 当初発明21の効果

当初発明によれば、有利区間が途中で終了しても第1の抽選状態の遊技回数のカウントが継続されるので、第1の抽選状態の遊技回数に基づいて天井機能を設けることが可能となる。

【2888】

22. 当初発明22

(a) 当初発明22が解決しようとする課題

当初発明は、リール演出を実行可能とした遊技機に関するものである。

従来より、擬似遊技においてリールを仮停止させるリール演出を行う遊技機が知られている（たとえば、特許第5709176号公報）。

しかし、従来技術における擬似遊技は、遊技者によるストップスイッチの操作に基づくリール演出であった。

当初発明が解決しようとする課題は、遊技者によるストップスイッチの操作に基づくことなくリール演出を実行し、かつ、リールの停止タイミングに規則性を持たせることである。

【2889】

(b) 当初発明22の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

各リール（31）をそれぞれ所定の停止予定位置で停止させ、所定の図柄組合せを停止表示させるリール演出（待機演出）を実行可能とし（待機演出開始（M_TARPIC_EXE））、

前記リール演出を実行する場合には、リールごとに、停止予定位置に関する情報（リール演出データテーブル（TBL_TARPIC_DAT）の情報）及びリールを停止可能とするまでのタイマ値（リール演出実行タイマテーブル（TBL_TARPIC_TM#）の情報）を記憶可能とし、

前記リール演出の実行中に、所定のリールが停止予定位置に停止可能なタイミングになった場合であっても、前記所定のリールに対応する前記タイマ値が前記所定のリールを停止可能とする値になっていないときは、前記所定のリールを停止させないようにする

ことを特徴とする。

【2890】

(c) 当初発明22の効果

当初発明によれば、リール演出において、簡易な方法で、各リールが停止するタイミングに規則性を持たせることができる。

【2891】

23. 当初発明23

(a) 当初発明23が解決しようとする課題

当初発明は、のめり込み防止に関する情報を出力する遊技機に関するものである。

従来より、ATの終了を契機として、のめり込み防止に関する情報を出力する遊技機が知られている（たとえば、特許第6288357号公報）。

しかし、従来ののめり込み防止に関する情報の出力は、画一的であった。

当初発明が解決しようとする課題は、のめり込み防止に関する情報の出力を適切に実行することである。

【2892】

(b) 当初発明23の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第23実施形態）は、

ストップスイッチ（42）の操作情報（正解押し順）を報知可能な報知遊技状態（AT）を実行可能とし、

複数セットの報知遊技状態を実行可能に決定されている場合において、一のセットの報知遊技状態の実行中に、次のセットの報知遊技状態が実行されることを報知する場合を有し、報知遊技状態を複数セット実行可能な状況下において、一のセットの報知遊技状態の実行中に、次のセットの報知遊技状態が実行されることを報知した場合には、一のセットの報知遊技状態を実行した後であって、次のセットの報知遊技状態が実行される前に、のめり込み防止に関する情報を出力せず（図160中、ステップS975で「Yes」）、報知遊技状態を複数セット実行可能な状況下において、一のセットの報知遊技状態の実行中に、次のセットの報知遊技状態が実行されることを報知しなかった場合には、一のセットの報知遊技状態を実行した後、次のセットの報知遊技状態が実行される前に、のめり込み防止に関する情報を出力可能とする（図160中、ステップS975で「No」の場合にはステップS978を実行する）

ことを特徴とする。

【2893】

(c) 当初発明23の効果

当初発明によれば、のめり込み防止に関する情報の出力を、一のセットの報知遊技状態での報知内容に対応させることができる。また、のめり込み防止に関する情報が出力されたか否かで、次のセットの報知遊技状態が実行されるか否かを知られないようにすることができる。

【2894】

24. 当初発明24

(a) 当初発明24が解決しようとする課題

当初発明は、ストップスイッチの操作に基づいて続きの演出を出力可能とする遊技機に関するものである。

従来技術において、制御装置から演出用デバイスに演出メッセージを送信するときに、演出メッセージの実行を設定時間の経過後に遅らせる遅延機能付メッセージを含めることが知られている（たとえば、特開2018-042759号公報）。

従来技術において、第3停止時に演出を遅延させる場合には、第3停止時に遅延を示すコマンドを送信する必要がある。

当初発明が解決しようとする課題は、第3停止時に遅延を示すコマンドを送信することなく、演出の出力タイミングを遅延させることを可能にすることである。

【2895】

(b) 当初発明24の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第２３実施形態）は、

所定のスイッチ（スタートスイッチ４１）が操作された後の所定のタイミングからのタイマ値を記憶可能とし（図１６１のステップＳ９９３）、

特定の演出（演出の結末）を出力する遊技において、最後に操作されたストップスイッチがオンからオフになった場合に前記タイマ値が所定値に到達しているとき（ステップＳ９９５で「Ｙｅｓ」のとき）は、最後に操作されたストップスイッチがオンからオフになったタイミングで特定の演出を出力可能とし、

特定の演出を出力する遊技において、最後に操作されたストップスイッチがオンからオフになった場合に前記タイマ値が前記所定値でないときは、前記タイマ値が前記所定値となったタイミングで（ステップＳ９９５で「Ｙｅｓ」となったときに）特定の演出を出力可能とする

ことを特徴とする。

【２８９６】

（ｃ）当初発明２４の効果

当初発明によれば、特定の演出を出力するタイミングを遅延させることが可能となる。また、特定の演出をすぐに出力させたくない遊技者は、自分の意思で特定の演出の出力タイミングを遅延させることが可能となる。

【２８９７】

２５．当初発明２５

（ａ）当初発明２５が解決しようとする課題

当初発明は、出力音量を設定可能な遊技機に関するものである。

従来技術において、演出の音量について、管理者（店側）が基準設定を行い、さらに、遊技者が音量を設定できるようにしたものが知られている（たとえば、特開２０１７－０７４３０１号公報）。

しかし、上記従来技術では、店側で音量が大きめに設定されている場合が多く、この場合には、遊技者が小さい音量に設定しても、遊技者が希望する程度に音量を小さくすることができないという問題がある。

当初発明が解決しようとする課題は、小さい音量を希望する遊技者が、店側の設定にかかわらず音量を小さくできるようにすることである。

【２８９８】

（ｂ）当初発明２５の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第２３実施形態）は、

音量を設定するモードとして、第１の音量設定モード（図１６２（Ａ）の管理者モード）と第２の音量設定モード（図１６２（Ｂ）の遊技者モード）とを備え、

第１の音量設定モードは、所定の条件を満たしたとき（電源オン／オフ時、設定変更状態のとき、設定確認状態のとき）に実行可能であり、

第２の音量設定モードは、遊技者により実行可能であり、

第１の音量設定モードで設定された音量と、第２の音量設定モードで設定された音量とに基づいて、出力される音量が決定されるように構成されており、

第１の音量設定モードで所定音量（たとえば「大きい」）に設定され、かつ第２の音量設定モードで最小音量（音量１）に設定された場合に出力される所定の演出音（たとえば、スタートスイッチ４１の操作音、ストップスイッチ４２の操作音、テンパイ音、役の入賞音、ＡＴ中のＧＢＭ等）の音量（図１６２（Ｃ）中、「２０」）と、第１の音量設定モードで特定音量（たとえば「小さい」）に設定され、かつ第２の音量設定モードで最小音量に設定された場合に出力される所定の演出音の音量（図１６２（Ｃ）中、「２０」）とは、略同一である

ことを特徴とする。

【２８９９】

（ｃ）当初発明２５の効果

当初発明によれば、第1の音量設定モードで音量が所定音量に設定された場合と特定音量に設定された場合とで、第2の音量設定モードで音量が最小音量に設定されていれば、略同一の音量で所定の演出音出力される。これにより、第1の音量設定モードでの音量設定に影響されることなく、第2の音量設定モードで音量を最小音量に設定することができる。

【2900】

26. 当初発明26

当初発明は、出力音量を設定可能な遊技機に関するものである。

従来技術において、演出の音量について、管理者（店側）が基準設定を行い、さらに、遊技者が音量を設定できるようにしたものが知られている（たとえば、特開2017-074301号公報）。

10

しかし、上記従来技術において、音量の設定画面では、具体的にどの程度の音量であるかを把握することができないため、管理者は、音量設定を行った後、遊技を試してみること等が必要であった。

当初発明が解決しようとする課題は、音量の設定時に、具体的にどの程度の音量であるかの目安を知ることができるようにすることである。

【2901】

（b）当初発明26の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

20

当初発明（第23実施形態）は、

音量を設定するモードとして、第1の音量設定モード（図162（A）の管理者モード）と第2の音量設定モード（図162（B）の遊技者モード）とを備え、

第1の音量設定モードは、所定の条件を満たしたとき（電源オン／オフ時、設定変更状態のとき、設定確認状態のとき）に実行可能であり、

第2の音量設定モードは、遊技者により実行可能であり、

第1の音量設定モードで設定された音量と、第2の音量設定モードで設定された音量とに基づいて、出力される音量が決定されるように構成されており、

第1の音量設定モードでは、選択可能な複数段階の音量に対応するアイコンを画像表示し、いずれかのアイコンが選択されたときは、選択されたアイコンに対応する音量で所定音

30

を出力可能とする

ことを特徴とする。

【2902】

（c）当初発明26の効果

当初発明によれば、第1の音量設定モードで音量を設定する場合に、設定した音量がどの程度の音量であるかの目安を把握することができる。

【2903】

27. 当初発明27

（a）当初発明27が解決しようとする課題

当初発明は、プログラムにより所定の命令を実行する遊技機に関するものである。

従来の遊技機において、遊技制御を実行するために、複数のモジュール（処理）から構成することが知られている（たとえば、特開2017-104160号公報）。

40

しかし、前述の従来の技術では、モジュールを構成する命令について複雑な点があり、改良の余地があった。

当初発明が解決しようとする課題は、命令を簡素化することである。

【2904】

（b）当初発明27の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第24実施形態）は、

プログラムの実行に基づいてデータを記憶可能な複数の記憶領域（RWM53）を有し、プログラムの命令として、

50

所定のレジスタ（HLレジスタ）に基準アドレスの値を記憶し、
前記所定のレジスタに記憶された前記基準アドレスに対応した記憶領域から「n（nは、整数）」アドレス先までの記憶領域に「0」を記憶する
処理を実行可能な特定の命令（CLRHL（HL），n）を有し、
前記特定の命令を実行した後であっても、前記所定のレジスタには前記基準アドレスの値が記憶されている
ことを特徴とする。

【2905】

（c）当初発明27の効果

当初発明によれば、一つの命令で指定範囲をすべてクリアする（「0」を記憶する）ことができる。

10

また、所定のレジスタに基準アドレスの値を記憶し、特定の命令を実行した後も、所定のレジスタの値が変化しない（基準アドレスの値が記憶されている）。これにより、特定の命令の終了後も、所定のレジスタに記憶された値に基づいて基準アドレスの値を読み込むことができるので、たとえば所定のレジスタに基準アドレスの値を再度記憶し直すような処理が不要となり、処理の簡素化を図ることができる。

【2906】

28．当初発明28

（a）当初発明28が解決しようとする課題

当初発明27と同じ。

20

（b）当初発明28の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第24実施形態）は、

スタック領域を有した記憶手段（RWM53）を有し、

メイン処理（たとえば図41）と、所定周期で実行される割込み処理（たとえば図53）とを実行可能であり、

プログラムの命令として、

所定のレジスタ（たとえばAレジスタ）に記憶されている所定値と、「n（nは、整数）」とを比較演算し（たとえばAレジスタ値から「n」を減算し）、当該比較演算によりキャリーフラグが「1」になった場合には、前記スタック領域に記憶されている情報に基づいたアドレスに対応したプログラムを実行可能とする

30

処理を実行可能な特定の命令（「RCP C，A，n」）を有し、

前記特定の命令の実行中に、割込み処理の前記所定周期が到来した場合であっても、前記特定の命令の終了後に割込み処理を許可する

ことを特徴とする。

【2907】

（c）当初発明28の効果

当初発明によれば、特定の命令の実行中は、割込み処理が実行されないため、特定の命令による演算に対応するキャリーフラグの値は、割込み処理で実行される演算で変化しない。これにより、キャリーフラグの値が割込み処理によって壊れることを防止し、正しい処理を実行することができる。

40

【2908】

29．当初発明29

（a）当初発明29が解決しようとする課題

当初発明は、有効ライン上の停止図柄組合せの特定方法に関するものである。

従来の遊技機において、ストップスイッチの操作が受け付けられた後に異常等が発生し、有効ライン上に意図しない図柄組合せが停止した場合であっても、ストップスイッチの操作に基づいて、払出し処理を実行している（たとえば、特許第6229810号公報）。当初発明が解決しようとする課題は、停止図柄組合せをより適切に特定することである。

【2909】

50

(b) 当初発明 29 の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第 25 実施形態）は、

停止図柄組合せを特定可能なデータを記憶可能とする記憶領域（停止図柄データ（第 1 群）～（第 9 群）（_WK_STOP_PIC1～9））を備え、

ストップスイッチ（42）が操作される前の所定のタイミングで、前記記憶領域に所定の初期値（1 1 1 1 1 1 1 1（B）、0 0 0 0 1 1 1 1（B）、又は 0 0 0 0 0 0 1 1（B））を記憶可能とし、

操作されたストップスイッチに対応するリールにおける有効ライン上に停止表示する図柄に対応する停止図柄データ（第 # リール図柄組合せテーブル（TBL_PICCMB_#）に記憶されている図柄組合せデータ）を取得し、取得した停止図柄データと前記記憶領域に記憶されているデータとに基づいて演算を行い、演算の結果に対応するデータを前記記憶領域に記憶可能とする所定処理を実行可能とし（図 195 の停止図柄セット（M_STOPPIC_SET））、

回転中のリールに対応するストップスイッチが操作されるごとに、前記所定処理を実行可能とすることにより、前記記憶領域に記憶されているデータを更新可能とすることを特徴とする。

【2910】

(c) 当初発明 29 の効果

当初発明によれば、遊技の途中で電源断が発生したとしても、遊技途中までの停止図柄データを保持することができる。また、停止位置が決定した後、図柄が停止する前に、電源断による異常やモータの駆動異常等によって正しい位置にリールを停止させることができなかった（正しい図柄が有効ラインに停止しなかった）場合であっても、正しい位置に停止したものとみなし、払出し処理を実行することが可能となる。よって、遊技者に不利益を与えることがない。

【2911】

30. 当初発明 30

(a) 当初発明 30 が解決しようとする課題

当初発明 29 と同じ。

(b) 当初発明 30 の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第 26 実施形態）は、

停止図柄組合せを特定可能なデータを記憶したデータテーブル（第 # リール図柄検索テーブル（TBL_PICARG_#））を備え、

リールごとに、前記データテーブルのアドレス値を記憶可能な記憶手段（図柄配列アドレスバッファ 1～3（_BF_PICARG_ADR1～3））を備え、

停止図柄に対応するアドレス値を記憶手段に記憶可能とし、

前記記憶手段に記憶されたアドレス値に基づいて、前記データテーブルからデータを取得可能とし、

取得したデータに基づいて、停止図柄組合せを特定するための所定の演算を実行可能とすることを特徴とする。

【2912】

(c) 当初発明 30 の効果

当初発明によれば、遊技の途中で電源断が発生したとしても、遊技途中までの停止図柄に関するデータを保持することができる。また、停止位置が決定した後、図柄が停止する前に、電源断による異常やモータの駆動異常等によって正しい位置にリールを停止させることができなかった（正しい図柄が有効ラインに停止しなかった）場合であっても、RWM の記憶容量を圧迫することなく、正しい位置に停止したものとみなし、払出し処理を実行することが可能となる。よって、遊技者に不利益を与えることがない。

【2913】

10

20

30

40

50

3 1 . 当初発明 3 1

(a) 当初発明 3 1 が解決しようとする課題

当初発明 2 9 と同じ。

(b) 当初発明 3 1 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 2 8 実施形態）は、

第 1 リールの第 1 位置（図 2 3 0 中、たとえば「1」）、第 2 リールの第 2 位置（図 2 3 0 中、たとえば「5」）、及び第 3 リールの第 3 位置（図 2 3 0 中、たとえば「9」）を通る所定の有効ライン（たとえば有効ライン L 1）を有し、

第 1 位置の図柄データを記憶可能な第 1 記憶領域（_WK_PIC_LFT1）、第 2 位置の図柄データを記憶可能な第 2 記憶領域（_WK_PIC_CEN2）、及び第 3 位置の図柄データを記憶可能な第 3 記憶領域（_WK_PIC_RIG3）を備え、

第 1 記憶領域、第 2 記憶領域、及び第 3 記憶領域に記憶された図柄データに基づいて、前記所定の有効ラインの停止図柄組合せを特定可能とすることを特徴とする。

【2 9 1 4】

(c) 当初発明 3 1 の効果

当初発明によれば、停止位置が決定した後、図柄が停止する前に、電源断による異常やモータの駆動異常等によって正しい位置にリールを停止させることができなかった（正しい図柄が有効ラインに停止しなかった）場合であっても、プログラムの容量を圧迫することなく、正しい位置に停止したものとみなし、払出し処理を実行することが可能となる。よって、遊技者に不利益を与えることがない。

【2 9 1 5】

3 2 . 当初発明 3 2

(a) 当初発明 2 9 と同じ。

(b) 当初発明 3 2 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 2 8 実施形態）は、

所定の遊技における有効ラインとして、第 1 有効ライン（有効ライン L 1）から第 N（N > 1）有効ライン（有効ライン L 5）までを有し、

所定の遊技におけるすべての有効ラインの停止図柄組合せを特定するためのデータを記憶可能な特定記憶領域（_WK_ALL_PIC）を有し、

所定の遊技において、

第 1 有効ラインの停止図柄組合せに対応した第 1 データ（_WK_PIC_L1）を算出可能とし、

第 N 有効ラインの停止図柄組合せに対応した第 N データ（_WK_PIC_L5）を算出可能とし、

第 1 有効ラインの停止図柄組合せに対応した第 1 データから第 N 有効ラインの停止図柄組合せに対応した第 N データまでを、所定の演算（論理和）で合成し、合成したデータを特定記憶領域に記憶可能とする

ことを特徴とする。

【2 9 1 6】

(c) 当初発明 3 2 の効果

当初発明によれば、停止位置が決定した後、図柄が停止する前に、電源断による異常やモータの駆動異常等によって正しい位置にリールを停止させることができなかった（正しい図柄が有効ラインに停止しなかった）場合であっても、プログラムの容量を圧迫することなく、正しい位置に停止したものとみなし、払出し処理を実行することが可能となる。よって、遊技者に不利益を与えることがない。

また、有効ラインごとに入賞判定を行うのではなく、特定記憶領域に基づいて入賞判定を行うので、払出し枚数を一括で判定可能となる。

【2917】

33. 当初発明33

(a) 当初発明33が解決しようとする課題

当初発明は、有効ライン上の図柄の図柄データを取得するためのデータテーブルに関するものである。

従来の遊技機において、有効ライン上の図柄を特定するために、図柄配列を記憶しておくことが知られている（たとえば、特開2015-039456号公報）。

当初発明が解決しようとする課題は、有効ライン上における図柄の図柄データをより適切に取得することである。

【2918】

(b) 当初発明33の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第27実施形態の例1（又は第25実施形態））は、

リールとして、少なくとも所定リール（左リール31）及び特定リール（中リール31）を備え、

前記所定リールの有効ラインの位置（上段）と、前記特定リールの有効ラインの位置（中段）とは、水平方向ライン上で一致しない位置であり、

前記所定リールの図柄データを記憶した所定データテーブル（図228（B）中、左リールの図柄配列テーブル）と、前記特定リールの図柄データを記憶した特定データテーブル（図228（B）中、中リールの図柄配列テーブル）とを備え、

前記所定データテーブルにおいて、図柄データを記憶した先頭アドレス（1000（H））には、図柄番号X（図柄番号2）に対応した図柄データが記憶されており、

前記特定データテーブルにおいて、図柄データを記憶した先頭アドレス（1100（H））には、図柄番号Y（Y≠X）（図柄番号1）に対応した図柄データが記憶されていることを特徴とする。

【2919】

(c) 当初発明33の効果

当初発明によれば、有効ライン上の図柄データを、複雑な演算をすることなく簡素な方法で取得可能となる。

【2920】

34. 当初発明34

(a) 当初発明34が解決しようとする課題

当初発明33と同じ。

(b) 当初発明34の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第27実施形態の例1（又は第25実施形態））は、

所定リール（左リール31）の基準位置となる第1位置（左下段）と、前記所定リールの少なくとも一つの有効ライン上の図柄位置となる第2位置（第2位置は、第1位置と異なる）（左上段）とを有し、

図柄データを記憶したデータテーブル（図228（B）の図柄配列テーブル）を備え、

前記所定リールの所定図柄番号（0番）の図柄が第1位置に停止する遊技では、前記所定図柄番号と前記データテーブルとに基づいて、第2位置に停止することとなる図柄の図柄データ（図柄番号2番の図柄データ）を取得可能とする

ことを特徴とする。

【2921】

(c) 当初発明34の効果

当初発明によれば、有効ライン上の図柄データを、複雑な演算をすることなく簡素な方法で取得可能となる。

また、有効ラインとは別個に基準位置（基準ライン）を設け、この基準位置に基づいて有効ライン上の図柄を特定するので、有効ラインに変更等があっても、その変更に対応

10

20

30

40

50

応することができる。換言すれば、簡素に、データやプログラムを修正することができる。

【2922】

35. 当初発明35

(a) 当初発明35が解決しようとする課題

当初発明33と同じ。

(b) 当初発明35の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初請求項1の発明（第27実施形態の例1）は、

リールとして、少なくとも所定リール（右リール31）及び特定リール（中リール31）を備え、

前記所定リールの基準位置であって、前記所定リールの少なくとも一つの有効ライン上の図柄位置となる第1位置（右下段）と、

前記特定リールの基準位置となる第2位置（第2位置と第1位置とは、同一水平方向ライン上に位置する。）（中下段）、及び前記特定リールの少なくとも一つの有効ライン上の図柄位置となる第3位置（第3位置≠第2位置）（中中段）とを有し、

前記所定リールの図柄データを記憶した所定データテーブル（図228（B）中、右リールの図柄配列テーブル）と、前記特定リールの図柄データを記憶した特定データテーブル（図228中、中リールの図柄配列テーブル）とを備え、

前記所定データテーブルにおいて、図柄データを記憶した先頭アドレスには、図柄番号X（0番）の図柄データが記憶されており、

前記特定データテーブルにおいて、図柄データを記憶した先頭アドレスには、図柄番号Y（Y≠X）（1番）の図柄データが記憶されており、

前記特定リールの特定図柄番号の図柄が第2位置に停止する遊技では、前記特定図柄番号と、前記特定データテーブルとに基づいて、前記特定リールの第3位置に停止することとなる図柄の図柄データを取得可能とする

ことを特徴とする。

当初請求項2の発明は、

リールとして、少なくとも所定リール（左リール31）及び特定リール（中リール31）を備え、

前記所定リールの基準位置となる第1位置（左下段）と、前記所定リールの少なくとも一つの有効ライン上の図柄位置となる第2位置（第2位置は、第1位置と同じでもよい）（左上段）とを有し、

前記特定リールの基準位置となる第3位置（第3位置と第1位置とは、同一水平方向ライン上に位置する。）（中下段）と、前記特定リールの少なくとも一つの有効ライン上の図柄位置となる第4位置（第4位置≠第3位置）（中中段）とを有し、

前記所定リールの図柄データを記憶した所定データテーブル（図228（B）中、左リールの図柄配列テーブル）と、前記特定リールの図柄データを記憶した特定データテーブル（図228（B）中、中リールの図柄配列テーブル）とを備え、

前記所定データテーブルにおいて、図柄データを記憶した先頭アドレス（1000（H））には、図柄番号X（2番）の図柄データが記憶されており、

前記特定データテーブルにおいて、図柄データを記憶した先頭アドレス（1100（H））には、図柄番号Y（Y≠X）（1番）の図柄データが記憶されており、

前記所定リールの所定図柄番号（0番）の図柄が第1位置に停止する遊技では、前記所定図柄番号と、前記所定データテーブルとに基づいて、前記所定リールの第2位置に停止することとなる図柄の図柄データ（図柄番号2番の図柄データ）を取得可能とし、

前記特定リールの特定図柄番号（0番）の図柄が第3位置に停止する遊技では、前記特定図柄番号と、前記特定データテーブルとに基づいて、前記特定リールの第4位置に停止することとなる図柄の図柄データ（図柄番号1番の図柄データ）を取得可能とする

ことを特徴とする。

【2923】

(c) 当初発明 35 の効果

当初発明 34 と同じ。

【2924】

36. 当初発明 36

(a) 当初発明 36 が解決しようとする課題

当初発明 33 と同じ。

(b) 当初発明 36 の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第 27 実施形態の例 2）は、

所定リール（右リール 31）の基準位置となる第 1 位置（右上段）と、前記所定リールの少なくとも一つの有効ライン上の図柄位置となる第 2 位置（第 2 位置は、第 1 位置と異なる）（右下段）とを有し、

前記所定リールの第 1 位置から前記所定リールの第 2 位置を特定するための情報（差分データ）を記憶している又は記憶可能な記憶手段（ROM 54 又は RWM 53）と、図柄データを記憶したデータテーブル（図 229（B））と

を備え、

前記所定リールの第 1 位置、前記記憶手段の情報、及び前記データテーブルに基づいて、前記所定リールの第 2 位置に停止することとなる図柄の図柄データを取得可能とすることを特徴とする。

【2925】

(c) 当初発明 36 の効果

当初発明によれば、有効ライン上の図柄データを、複雑な演算をすることなく簡素な方法で取得可能となる。

また、有効ラインとは別個に基準位置（基準ライン）を設け、この基準位置に基づいて有効ライン上の図柄を特定するので、有効ラインに変更等があっても、その変更に対応することができる。換言すれば、簡素に、データやプログラムを修正することができる。さらにまた、有効ラインに変更等があった場合でも、データテーブルを変更せず、記憶手段のデータのみを変更するだけでよい。

【2926】

37. 当初発明 37

(a) 当初発明 37 が解決しようとする課題

当初発明は、有効ライン上の停止図柄組合せに対応する遊技媒体の付与数を決定する方法に関するものである。

従来の遊技機において、有効ライン上に、小役に対応する図柄組合せが停止したときに、払出しテーブルを用いて払出し数を決定する方法が知られている（たとえば、特開 2006-130066 号公報）。

当初発明が解決しようとする課題は、有効ライン上の停止図柄組合せに対応する遊技媒体の付与数を、より適切に決定することである。

【2927】

(b) 当初発明 37 の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第 25 実施形態）は、

停止図柄組合せを特定するためのデータを記憶可能な所定記憶領域（停止図柄データ（第 1 群）～（第 9 群）（_WK_STOP_PIC1～9））を備え、

前記所定記憶領域に記憶されているデータと、遊技価値「X」を付与する図柄組合せが停止しているか否かを判断するためのデータ（図 195 の払出し枚数テーブル（TBL_WIN_CTL）に記憶されているデータ）とに基づいて所定の演算（図 200 に示す処理）を実行可能とし、

前記所定の演算の演算結果に基づいて、遊技価値「X」（たとえば 15 枚）を付与するか否かを決定可能とし、

10

20

30

40

50

前記所定の演算の演算結果に基づいて遊技価値「X」を付与することに決定しなかった場合（図201中、停止図柄データ（第5群）の全ビット、及び停止図柄データ（第6群）のD0～D3ビットを検査した結果、ステップS1118で「No」となった場合）には、前記所定記憶領域に記憶されているデータと、遊技価値「Y」（ $Y \neq X$ ）（3枚）を付与する図柄組合せが停止しているか否かを判断するためのデータとに基づいて前記所定の演算を実行可能とし、
前記所定の演算の演算結果に基づいて、遊技価値「Y」を付与するか否かを決定可能とすることを特徴とする。

【2928】

（c）当初発明37の効果

当初発明によれば、払出し枚数を基準として、順番に検索していくので、簡素な方法で払出し枚数を特定することが可能となる。

【2929】

38．当初発明38

（a）当初発明38が解決しようとする課題

当初発明37と同じ。

（b）当初発明38の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第25実施形態）は、

停止図柄組合せを特定するためのデータを記憶可能な所定記憶領域（停止図柄データ（第1群）～（第9群）（`_WK_STOP_PIC1`～9））と、

遊技価値の付与数を特定可能なデータを記憶した付与数テーブル（図193の払出し枚数テーブル（`TBL_WIN_CTL`））と

を備え、

前記付与数テーブルは、少なくとも、停止図柄組合せを特定するためのデータと照合するための照合用データ（指定データ）と、遊技価値の付与数のデータ（取得データ）とを記憶しており、

前記所定記憶領域に所定データが記憶されている状況下において、前記所定データと前記付与数テーブルに記憶された照合用データとに基づいて、遊技価値の付与数を決定可能とする

ことを特徴とする。

【2930】

（c）当初発明38の効果

当初発明37と同じ。

【2931】

39．当初発明39

（a）当初発明39が解決しようとする課題

当初発明37と同じ。

（b）当初発明39の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初請求項1の発明（第25実施形態）は、

停止図柄組合せを特定するためのデータを記憶可能な所定記憶領域（停止図柄データ（第1群）～（第9群）（`_WK_STOP_PIC1`～9））を備え、

遊技価値「X」（15枚）を付与する図柄組合せとして、複数の図柄組合せ（小役01～小役12の図柄組合せ）を有し、

遊技価値「Y」（3枚）を付与する図柄組合せとして、少なくとも一つの図柄組合せ（たとえば小役13の図柄組合せ）を有し、

前記所定記憶領域のうち、遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域（ビット又はアドレス）は、連続しており、

前記所定記憶領域のうち、遊技価値「X」を付与する図柄組合せを特定するための複数の

10

20

30

40

50

データ記憶領域間に、遊技価値「Y」を付与する図柄組合せを特定するためのデータ記憶領域が存在しないようにし、

遊技価値「X」を付与する図柄組合せが停止しているか否かを判断した後に、遊技価値「Y」を付与する図柄組合せが停止しているか否かを判断可能とする

ことを特徴とする。

【2932】

当初請求項2の発明（第25実施形態）は、

停止図柄組合せを特定するためのデータを記憶可能な所定記憶領域（停止図柄データ（第1群）～（第9群）（_WK_STOP_PIC1～9））を備え、

遊技価値「X」（15枚）を付与する図柄組合せとして、複数の図柄組合せ（小役01～小役12の図柄組合せ）を有し、

遊技価値「Y」（3枚）を付与する図柄組合せとして、少なくとも一つの図柄組合せ（たとえば小役13の図柄組合せ）を有し、

前記所定記憶領域のうち、遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域（ビット又はアドレス）は、連続しており、

前記所定記憶領域のうち、遊技価値「X」を付与する図柄組合せを特定するための複数のデータ記憶領域間に、遊技価値「Y」を付与する図柄組合せを特定するためのデータ記憶領域が存在しないようにし、

遊技価値「Y」を付与する図柄組合せが停止しているか否かを判断した後に、遊技価値「X」を付与する図柄組合せが停止しているか否かを判断可能とする

ことを特徴とする。

【2933】

なお、「遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域」が第25実施形態のようにビット単位である場合には、「遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域は、連続しており、」とは、たとえば停止図柄データ（第5群）において、15枚を払い出す小役01入賞図柄に対応するD0ビットから、15枚を払い出す小役08入賞図柄に対応するD7ビットまでが連続していることを示す。

また、「遊技価値「X」を付与する図柄組合せを特定するための複数のデータ記憶領域間に、遊技価値「Y」を付与する図柄組合せを特定するためのデータ記憶領域が存在しないようにし、」とは、停止図柄データ（第5群）において、15枚を払い出す小役01入賞図柄に対応するD0ビットから、15枚を払い出す小役08入賞図柄に対応するD7ビットまでの間に、3枚や1枚を払い出す小役入賞図柄に対応するビットが存在しないことを示す。

【2934】

一方、「遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域」がアドレス単位である場合には、上述した変形例で示したように、

停止図柄データ（第5群）：小役01入賞図柄～小役08入賞図柄（15枚払出し）

停止図柄データ（第6群）：小役09入賞図柄～小役12入賞図柄（15枚払出し）

停止図柄データ（第7群）：小役13入賞図柄～小役20入賞図柄（3枚払出し）

停止図柄データ（第8群）：小役21入賞図柄～小役24入賞図柄（3枚払出し）

停止図柄データ（第9群）：小役25入賞図柄～小役32入賞図柄（1枚払出し）

停止図柄データ（第10群）：小役33入賞図柄～小役34入賞図柄（1枚払出し）

とし、払出し枚数ごとにそれぞれ別個のアドレスとした場合に相当する。

この場合、「遊技価値「X」を付与する図柄組合せを特定するためのデータ記憶領域は、連続しており、」とは、たとえば15枚を払い出す停止図柄データ（第5群）と停止図柄データ（第6群）のアドレスが連続していることを示す。

また、「遊技価値「X」を付与する図柄組合せを特定するための複数のデータ記憶領域間に、遊技価値「Y」を付与する図柄組合せを特定するためのデータ記憶領域が存在しないようにし、」とは、15枚を払い出す停止図柄データ（第5群）のアドレスと停止図柄データ（第6群）のアドレスとの間に、停止図柄データ（第7群）のアドレス～停止図柄デ

10

20

30

40

50

ータ（第10群）のアドレスが存在しないことを示す。

【2935】

（c）当初発明39の効果

当初発明によれば、所定記憶領域のアドレス順に、所定の演算を実行することができ、プログラムを簡素化することができる。

【2936】

40．当初発明40

（a）当初発明40が解決しようとする課題

当初発明37と同じ。

（b）当初発明40の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第26実施形態）は、

遊技価値の付与数を決定するための付与数テーブル（図220及び図221の払出し枚数テーブル（TBL_WIN_CTL））を備え、

停止図柄組合せに基づいて所定データを生成可能とし、

前記所定データのうち、所定値となっているビット位置に基づいて、前記付与数テーブルのアドレスを特定可能とし（図227のステップS1189～S1192）、

前記付与数テーブルのアドレスに記憶されているデータに基づいて、付与数を決定可能とする（図227のステップS1192及びS1193）

ことを特徴とする。

【2937】

（c）当初発明40の効果

当初発明によれば、入賞に対応するビットのみが所定値となるので、簡素な方法で払出し枚数を特定可能となる。

【2938】

41．当初発明41

（a）当初発明41が解決しようとする課題

当初発明は、リールを回転させるためのモータとして、ステッピングモータを用いる遊技機に関するものである。

従来の遊技機において、リールを回転させるためのモータとして、ステッピングモータを用い、リールを停止させるときに、ステッピングモータに4相励磁出力を行うものが知られている（たとえば、特開2015-016110号公報）。

ここで、従来の遊技機では、ホッパーディスクを回転させるためのホッパーモータとして、DCモータ（直流モータ）を用いることが一般的である。

しかし、DCモータは、駆動時に比較的大きな電流を必要とするため、ステッピングモータに4相励磁出力を行っているときに遊技媒体を付与可能にすると、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保できなくなってしまう可能性を有する。

当初発明が解決しようとする課題は、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保できるようにすることである。

【2939】

（b）当初発明41の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第29実施形態）は、

「N」個（3個）のリール（31）を備え、

クレジット数が上限値（「50」）であるときに、所定抽選結果が得られ（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-1」個（2個）のリールが停止している状況下で、「N」個目（3個目）のリールに対応するストップスイッチ（42）の操作が受け付けられて、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図

10

20

30

40

50

柄組合せ)が停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後、「N」個目のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目のリールに対応するストップスイッチが離された場合であっても、前記所定期間の経過後に、ホッパー(35)の駆動信号を出力する駆動信号出力処理を実行可能とし、

クレジット数が「0」であるときに、前記所定抽選結果が得られ、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、前記特定図柄組合せが停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後、「N」個目のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目のリールに対応するストップスイッチが離された場合であっても、前記所定期間の経過後に、クレジット数を加算する加算処理を実行可能とする

ことを特徴とする。

【2940】

(c) 当初発明41の効果

当初発明によれば、リールを停止させるための励磁出力を行う所定期間の経過後に、ホッパーの駆動信号を出力可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、クレジット数が上限値であり、遊技媒体を付与するためにホッパーを駆動させるときと、クレジット数が「0」であり、遊技媒体を付与するためにクレジット数を加算するときとで、リールを停止させるための励磁出力を行う所定期間が経過するまで、共通の処理とすることができる。これにより、処理を簡素化することができるので、プログラムによるROMの使用量を削減することができる。

【2941】

42. 当初発明42

(a) 当初発明42が解決しようとする課題

当初発明41と同じ。

(b) 当初発明42の課題を解決するための手段(なお、かっこ書きで、対応する実施形態を記載する。)

当初発明(第29実施形態)は、

「N」個(3個)のリール(31)を備え、

所定抽選結果が得られ(たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13~17のいずれかが入賞可能となり)、「N-2」個(1個)のリールが停止している状況下において、「N-1」個目(2個目)のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目(3個目)のリールに対応するストップスイッチ(42)の操作が受け付けられたときであっても、「N」個目のリールを停止させるための制御を実行可能とし、

前記所定抽選結果が得られ、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、遊技媒体(メダル)の付与が行われる特定図柄組合せ(たとえば、3枚の払出しとなる小役13に対応する図柄組合せ)が停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後、「N」個目のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目のリールに対応するストップスイッチが離された場合であっても、前記所定期間の経過後に、遊技媒体を付与する制御を実行可能とする

ことを特徴とする。

【2942】

(c) 当初発明42の効果

当初発明によれば、リールを停止させるための励磁出力を行う所定期間の経過後に、遊技

10

20

30

40

50

媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、「N-1」個目のリールを停止させるための励磁出力を行う所定期間が経過する前であっても、「N」個目のリールを停止させるための制御を実行可能とするので、遊技をスムーズに進行させることができる。

【2943】

43. 当初発明43

(a) 当初発明43が解決しようとする課題

当初発明41と同じ。

(b) 当初発明43の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第29実施形態）は、

「N」個（3個）のリール（31）を備え、

所定抽選結果が得られ（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-2」個（1個）のリールが停止している状況下において、「N-1」個目（2個目）のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目（3個目）のリールに対応するストップスイッチ（42）の操作が受け付けられたときであっても、「N」個目のリールを停止させるための制御を実行可能とし、

前記所定抽選結果が得られ、「N-1」個のリールが停止している状況下で、「N」個目のリールに対応するストップスイッチの操作が受け付けられて、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図柄組合せ）が停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後、「N」個目のリールを停止させるための励磁出力を行う所定期間が経過する前の所定のタイミングで、「N」個目のリールに対応するストップスイッチが離された場合であっても、前記所定期間の経過後に、遊技媒体を付与する制御を実行可能とし、

リールを停止させるための励磁出力に要する電流の最大値は、ホッパーを駆動させるために要する電流の最大値より小さくなるように設計されている

ことを特徴とする。

【2944】

(c) 当初発明43の効果

当初発明によれば、リールを停止させるための励磁出力を行う所定期間の経過後に、遊技媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、「N-1」個目のリールを停止させるための励磁出力を行う所定期間が経過する前であっても、「N」個目のリールを停止させるための制御を実行可能とするので、遊技をスムーズに進行させることができる。

さらに、ホッパーを駆動させるために要する電流の最大値より、リールを停止させるための励磁出力に要する電流の最大値が小さくなるように設計しているので、複数のリールの停止制御を同時に実行可能にすることができる。

【2945】

44. 当初発明44

(a) 当初発明44が解決しようとする課題

当初発明41と同じ。

(b) 当初発明44の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第30実施形態）は、

「N」個（3個）のリール（31）と、

リールを停止させるための励磁出力を行う期間を計測する情報（「0～108（D）」のデータ）を記憶可能な記憶手段（RWM53の第#リール管理タイム（_WK_RL#_TIME）（図237））と

を備え、

所定抽選結果が得られ（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-1」個（2個）のリールが停止している状況下で、「N」個目（3個目）のリールに対応するストップスイッチ（42）の操作が受け付けられて、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図柄組合せ）が停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を行う期間が経過する前の所定のタイミングで、「N」個目のリールに対応するストップスイッチが離された（図238のステップS1314で「No」）場合であっても、前記記憶手段に記憶されている情報が所定値（「0」）となった後に（図241のステップS1342で「Yes」）、遊技媒体を付与する制御（図238のステップS294の入賞時のメダル払出し）を実行可能とすることを特徴とする。

【2946】

（c）当初発明44の効果

当初発明によれば、リールを停止させるための励磁出力を行う期間を計測する情報を記憶可能な記憶手段を備え、前記記憶手段に記憶されている情報が所定値となった後に、遊技媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、前記記憶手段に記憶されている情報に基づいて、リールを停止させるための励磁出力を行う期間が経過したことを容易に判断することができる。

【2947】

45．当初発明45

（a）当初発明45が解決しようとする課題

当初発明41と同じ。

（b）当初発明45の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第31実施形態）は、

「N」個（3個）のリール（31）と、

リールに係るモータの励磁出力に関する情報を記憶可能な記憶手段（RWM53の第#リールモータ信号データ（_PT_MOTOR#）（図134））と

を備え、

所定抽選結果が得られ（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-1」個（2個）のリールが停止している状況下で、「N」個目（3個目）のリールに対応するストップスイッチ（42）の操作が受け付けられて、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図柄組合せ）が停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられた後であって、「N」個目のリールを停止させるための励磁出力を行うことを示す情報（減速時パルスデータ「00001111（B）」（4相オン））が前記記憶手段に記憶されており（図242のステップS1355で「Yes」）、かつ「N」個目のリールに対応するストップスイッチが離された（図242のステップS1354で「No」）場合には、遊技媒体を付与する制御（図242のステップS294の入賞時のメダル払出し）を実行せず、前記記憶手段に記憶されている情報が所定情報（停止時パルスデータ「00000000（B）」）となった後に（図242のステップS1355で「No」）、遊技媒体を付与する制御を実

10

20

30

40

50

行可能とする

ことを特徴とする。

【2948】

(c) 当初発明45の効果

当初発明によれば、リールに係るモータの励磁出力に関する情報を記憶可能な記憶手段を備え、リールを停止させるための励磁出力を行うことを示す情報が前記記憶手段に記憶されているときは、遊技媒体を付与する制御を実行せず、前記記憶手段に記憶されている情報が所定情報となった後に、遊技媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、前記記憶手段に記憶されている情報に基づいて、リールを停止させるための励磁出力を行う期間が経過したことを容易に判断することができる。

【2949】

46. 当初発明46

(a) 当初発明46が解決しようとする課題

当初発明41と同じ。

(b) 当初発明46の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第31実施形態）は、

「N」個（3個）のリール（31）を備え、

所定抽選結果が得られ（たとえば、役抽選手段61で当選番号「10」に当選し、小役A1条件装置が作動して、15枚の払出しとなる小役01、又は3枚の払出しとなる小役13～17のいずれかが入賞可能となり）、「N-1」個（2個）のリールが停止している状況下で、「N」個目（3個目）のリールに対応するストップスイッチ（42）の操作が受け付けられて、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、3枚の払出しとなる小役13に対応する図柄組合せ）が停止表示される遊技において、「N」個目のリールに対応するストップスイッチが離された後（図242のステップS1354で「No」）であり、かつ「N」個目のリールを停止させるための励磁出力を行っている状況下（図242のステップS1355で「Yes」）であっても、遊技媒体の付与数を決定（図242のステップS291の表示判定）可能とし、遊技媒体の付与数を決定した後であって、「N」個目のリールを停止させるための励磁出力を終了した後（図242のステップS1355で「No」）に、遊技媒体を付与する制御（図242のステップS294の入賞時のメダル払出し）を実行可能とする

ことを特徴とする。

【2950】

(c) 当初発明46の効果

当初発明によれば、「N」個目のリールを停止させるための励磁出力が終了した後に、遊技媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、「N」個目のリールに対応するストップスイッチが離されれば、「N」個目のリールを停止させるための励磁出力を行っている状況下であっても、遊技媒体の付与数を決定可能とするので、「N」個目のリールに対応するストップスイッチが離されてから、遊技媒体を付与する制御を実行するまでの時間を短縮することができる。

【2951】

47. 当初発明47

(a) 当初発明47が解決しようとする課題

当初発明は、所定の図柄組合せが停止表示されると、遊技媒体を付与する遊技機に関するものである。

従来の遊技機において、すべてのリールが停止すると、その後、すべてのストップスイッチが離されている（いずれのストップスイッチも操作されていない）か否かを判断し、すべてのストップスイッチが離されていると判断したときに、遊技媒体を付与する図柄組合

10

20

30

40

50

せが停止表示されたか否かの判定（入賞判定）を行うものが知られている（たとえば、特開 2016-026717 号公報）。

しかし、すべてのストップスイッチが離されてから入賞判定を行うと、最後に停止するリールに対応するストップスイッチを遊技者が操作し続けたときに、入賞判定の処理が遅れてしまう。

当初発明が解決しようとする課題は、「N」個目のリールに対応するストップスイッチの操作が受け付けられてから遊技媒体の付与数を決定するまでの時間を短縮して、その後の遊技媒体の付与をスムーズに実行できるようにすることである。

【2952】

（b）当初発明 47 の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第 32 実施形態）は、

「N」個（3 個）のリール（31）を備え、

所定抽選結果が得られ（たとえば、役抽選手段 61 で当選番号「10」に当選し、小役 A1 条件装置が作動して、15 枚の払出しとなる小役 01、又は 3 枚の払出しとなる小役 13～17 のいずれかが入賞可能となり）、ストップスイッチ（42）が所定の操作態様（正解押し順）で操作されたことによって、遊技媒体（メダル）の付与が行われる特定図柄組合せ（たとえば、15 枚の払出しとなる小役 01 に対応する図柄組合せ）が停止表示される遊技において、「N」個目（3 個目）のリールに対応するストップスイッチの操作が受け付けられ、そのストップスイッチの操作が受け付けられた状態が継続している状況下であっても、遊技媒体の付与数を決定（図 244 のステップ S291 の表示判定）可能とし、遊技媒体の付与数を決定した後に、少なくとも「N」個目のリールに対応するストップスイッチを含む所定のスイッチが操作されているか否かを判断し、前記所定のスイッチが操作されていないと判断した場合（図 244 のステップ S1362 で「No」）には、遊技媒体を付与する制御（図 244 のステップ S294 の入賞時のメダル払出し）を実行可能とする

ことを特徴とする。

また、当初発明は、

「N」個のリールを備え、

所定抽選結果が得られ、ストップスイッチが所定の操作態様で操作されたことによって、遊技媒体の付与が行われる特定図柄組合せが停止表示される遊技において、「N」個目のリールに対応するストップスイッチの操作が受け付けられ、そのストップスイッチの操作が受け付けられた状態が継続している状況下であっても、遊技媒体の付与数を決定可能とし、遊技媒体の付与数を決定した後に、「N」個目のリールに対応するストップスイッチが操作されているか否かを判断し、操作されていないと判断した場合には、遊技媒体を付与する制御を実行可能とする

ことを特徴とする。

【2953】

（c）当初発明 47 の効果

当初発明によれば、「N」個目のリールに対応するストップスイッチの操作が受け付けられた状態が継続していても、遊技媒体の付与数を決定可能とするので、「N」個目のリールに対応するストップスイッチの操作が受け付けられてから遊技媒体の付与数を決定するまでの時間を短縮することができ、その後の遊技媒体の付与をスムーズに実行することができる。

また、遊技媒体の付与数を決定した後に、「N」個目のリールに対応するストップスイッチが操作されているか否かを判断し、操作されていないと判断すると、遊技媒体を付与する制御を実行可能とするので、遊技者の所望のタイミングで、遊技媒体の付与が実行されるようにすることができる。

【2954】

48. 当初発明 48

10

20

30

40

50

(a) 当初発明 48 が解決しようとする課題

当初発明 41 と同じ。

(b) 当初発明 48 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 33 実施形態）は、

「N」個（3 個）のリール（31）を備え、

所定抽選結果が得られた（たとえば、役抽選手段 61 で当選番号「7」に当選し、当選番号「7」に対応する「1BB+チェリー」条件装置が作動した）遊技において、「N-1」個（2 個）のリールが停止している状況下で、「N」個目（3 個目）のリールに対応するストップスイッチ（42）の操作が受け付けられて、特定図柄組合せ（たとえば、チェリー（1 枚役）に対応する「チェリー」-「ANY」-「ANY」の図柄組合せ）が停止表示された場合には、「N」個目のリールに対応するストップスイッチの操作が受け付けられた状態が継続している状況下であっても、「N」個目のリールを停止させるための励磁出力が終了した後（図 251 のステップ S1413 で「No」）に、遊技媒体（メダル）を付与する制御（図 251 のステップ S294 の入賞時のメダル払出し）を実行可能とし、「N」個目のリールに対応するストップスイッチの操作が受け付けられた状況が、遊技媒体を付与する制御を実行した後も継続している場合には、「N」個目のリールに対応するストップスイッチが離された後（図 251 のステップ S1415 で「No」）に、遊技結果に関する所定の演出を出力する（演出ランプを点灯させて、1BB 条件装置の当選を報知する）場合を有する

ことを特徴とする。

【2955】

(c) 当初発明 48 の効果

当初発明によれば、「N」個目のリールを停止させるための励磁出力が終了した後に、遊技媒体を付与する制御を実行可能とするので、遊技媒体の付与に伴うホッパーの駆動制御に必要な電流を確保することができる。

また、「N」個目のリールに対応するストップスイッチが離されると、遊技結果に関する所定の演出を実行する場合を有するので、遊技者の所望のタイミングで、遊技結果に関する所定の演出が実行されるようにすることができる。

【2956】

49. 当初発明 49

(a) 当初発明 49 が解決しようとする課題

当初発明は、複数のリールと、各リールを停止させるときに遊技者が操作する複数のストップスイッチとを備えた遊技機に関するものである。

従来の遊技機において、すべてのリールの回転が定速に到達し、すべてのリールのインデックスを検知すると、すべてのリールについて、ストップスイッチの操作に基づくリールの停止制御を可能にするものが知られている（たとえば、特開 2016-026717 号公報）。

当初発明が解決しようとする課題は、すべてのリールのインデックスを検出したか否かを簡易な演算処理によって判断できるようにすることである。

【2957】

(b) 当初発明 49 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 34 実施形態）は、

「N」個（3 個）のリール（31）を備え、

リールの駆動状態に関する情報を記憶可能な記憶手段（第 # リール駆動状態（_WK_RL#_STS）（図 253））を各リールごとに備え、

各前記記憶手段に記憶されている情報を用いて所定演算（第 # リール駆動状態（_WK_RL#_STS）に記憶されているデータと「40（H）」との論理積演算）を実行可能とし、複数のリールが定速回転している場合であっても、いずれかのリールについて未だインデ

10

20

30

40

50

ックスを検出していないときは、前記所定演算を実行しても所定結果（「0」（ゼロフラグが「1」））とならないようにし、
ストップスイッチ（42）が操作されても、前記所定演算を実行した結果、前記所定結果とならなかった場合には、そのストップスイッチに対応するリールの停止制御を実行しないことを特徴とする。

また、当初発明は、

「N」個のリールを備え、

リールの駆動状態に関する情報を記憶可能な記憶手段を各リールごとに備え、

各前記記憶手段に記憶されている情報を用いて所定演算を実行可能とし、

複数のリールが定速回転している場合であっても、いずれかのリールについて未だインデックスを検出していないときは、前記所定演算を実行しても所定結果とならないようにし、前記所定演算を実行した結果、前記所定結果とならなかった状況下では、ストップスイッチが操作されても、そのストップスイッチに対応するリールの停止制御を実行しないことを特徴とする。

【2958】

（c）当初発明49の効果

当初発明によれば、所定演算を実行した結果、所定結果となったか否かによって、すべてのリールのインデックスを検出したか否かを判断することができるので、簡易な演算処理によって、ストップスイッチの操作に基づくリールの停止制御を実行可能か否かを判断可能にすることができる。

【2959】

50．当初発明50

（a）当初発明50が解決しようとする課題

当初発明は、スタートスイッチの操作に基づいてリールの回転を開始する遊技機に関するものである。

従来の遊技機において、すべてのリールが停止すると、その後、すべてのストップスイッチが離されている（いずれのストップスイッチも操作されていない）か否かを判断し、すべてのストップスイッチが離されていると判断したときに、遊技媒体を付与する図柄組合せが停止表示されたか否かの判定（入賞判定）を行うものが知られている（たとえば、特開2016-026717号公報）。

当初発明が解決しようとする課題は、スタートスイッチの操作が受け付けられたときに、他に入力されている信号の種類に応じて適切な制御を実行することである。

【2960】

（b）当初発明50の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第34実施形態）は、

遊技を実行可能なベット数が賭けられた後であって、ベットスイッチの操作が受け付けられている状況下で、スタートスイッチの操作が受け付けられた場合（RWM53の入力ポート0レベルデータ（_PT_IN0_OLD）（図254）のデータと「11011111（B）」との論理積演算の結果が「0」でないとき）には、スタートスイッチの操作に基づくリールの回転開始制御を実行しないようにし、

遊技を実行可能なベット数が賭けられた後であって、設定キースwitchの信号が入力されている所定の状況下で、スタートスイッチの操作が受け付けられた場合には、スタートスイッチの操作に基づくリールの回転開始制御を実行可能とし、

ベット数が賭けられていない特定の状況下で、設定キースwitchの信号が入力された場合には、設定値を確認可能なモードに移行可能とすることを特徴とする。

【2961】

（c）当初発明50の効果

当初発明によれば、ベットスイッチの操作が受け付けられている状況下で、スタートスイ

10

20

30

40

50

ツチの操作が受け付けられたときは、リールの回転開始制御を実行しないので、ベットスイッチの劣化により元の状態に戻らない等の異常が発生していることを遊技者やホールの店員に認識させることができる。

また、設定キースwitchの信号が入力されている状況下で、スタートswitchの操作が受け付けられたときは、リールの回転開始制御を実行するが、遊技の進行中における設定キースwitchの信号はノイズである可能性が高いので、ノイズによって遊技の進行を中断しないようにすることができる。

【2962】

51. 当初発明51

(a) 当初発明51が解決しようとする課題

当初発明は、ストップswitchの操作に基づいてリールを停止させる遊技機に関するものである。

従来の遊技機において、すべてのリールが停止すると、その後、すべてのストップswitchが離されている（いずれのストップswitchも操作されていない）か否かを判断し、すべてのストップswitchが離されていると判断したときに、遊技媒体を付与する図柄組合せが停止表示されたか否かの判定（入賞判定）を行うものが知られている（たとえば、特開2016-026717号公報）。

当初発明が解決しようとする課題は、ストップswitchの操作が受け付けられたときに、他に入力されている信号の種類に応じて適切な制御を実行することである。

【2963】

(b) 当初発明51の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第34実施形態）は、

複数（3個）のリール（31）を備え、

複数のリールが定速回転し、かつスタートswitch（41）の操作が受け付けられている状況下で、所定のストップswitchの操作が受け付けられた場合には、前記所定のストップswitchの操作に基づくリールの停止制御を実行しない（入力ポート0レベルデータ（`_PT_IN0_OLD`）（図254）のデータが、ストップswitch判定テーブル（図255）のいずれのデータとも一致しないため、図257のステップS1435で「No」となり、ステップS1437に進まない）ようにし、

複数のリールが定速回転し、かつ設定キースwitchの信号が入力されている所定の状況下で、所定のストップswitchの操作が受け付けられた場合には、前記所定のストップswitchの操作に基づくリールの停止制御を実行可能（設定キースwitchの信号が入力されていても、入力ポート0レベルデータ（`_PT_IN0_OLD`）（図254）のデータと、ストップswitch判定テーブル（図255）のいずれかのデータとが一致すれば、図257のステップS1435で「Yes」となり、ステップS1437に進む）とし、

ベット数が賭けられていない特定の状況下で、設定キースwitchの信号が入力された場合には、設定値を確認可能なモードに移行可能とすることを特徴とする。

【2964】

(c) 当初発明51の効果

当初発明によれば、スタートswitchの操作が受け付けられている状況下で、ストップswitchの操作が受け付けられたときは、リールの停止制御を実行しないので、スタートswitchの劣化により元の状態に戻らない等の異常が発生していることを遊技者やホールの店員に認識させることができる。

また、設定キースwitchの信号が入力されている状況下で、ストップswitchの操作が受け付けられたときは、リールの停止制御を実行するが、遊技の進行中における設定キースwitchの信号はノイズである可能性が高いので、ノイズによって遊技の進行を中断しないようにすることができる。

【2965】

10

20

30

40

50

5 2 . 当初発明 5 2

(a) 当初発明 5 2 が解決しようとする課題

当初発明は、ストップスイッチの操作に基づいてリールを停止させる遊技機に関するものである。

従来の遊技機において、すべてのリールが停止すると、その後、すべてのストップスイッチが離されている（いずれのストップスイッチも操作されていない）か否かを判断し、すべてのストップスイッチが離されていると判断したときに、遊技媒体を付与する図柄組合せが停止表示されたか否かの判定（入賞判定）を行うものが知られている（たとえば、特開 2 0 1 6 - 0 2 6 7 1 7 号公報）。

当初発明が解決しようとする課題は、複数のストップスイッチの操作が同時に受け付けられたときに、適切な制御を実行することである。

【 2 9 6 6 】

(b) 当初発明 5 2 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 3 5 実施形態）は、

複数（3 個）のリール（3 1）を備え、

複数のリールが定速回転している状況下において、第 1 のストップスイッチ（4 2）の操作と第 2 のストップスイッチの操作とが同時に受け付けられた場合には、第 1 のストップスイッチに対応するリールの停止制御を実行可能とし（入力ポート立ち上がりデータ A（`_PT_IN_A_UP`）（図 1 3 3）とリール停止フラグ（`_FL_STOP_LP`）（図 1 7 3）との論理積演算の結果をオフセット値とし、これを基準アドレス「1 1 0 0（H）」に加算した結果を指定アドレスとし、ストップスイッチ受付テーブル（`TBL_STOP_BTN`）（図 2 5 9）における指定アドレスが示すデータに基づいてリール 3 1 の停止制御を実行する）、第 1 のストップスイッチに対応するリールが停止し、第 2 のストップスイッチに対応するリールが定速回転している状況下において、第 1 のストップスイッチの操作と第 2 のストップスイッチの操作とが同時に受け付けられた場合には、第 2 のストップスイッチに対応するリールの停止制御を実行可能とする

ことを特徴とする。

【 2 9 6 7 】

(c) 当初発明 5 2 の効果

当初発明によれば、複数のストップスイッチの操作が同時に受け付けられたときに、いずれか 1 つのリールの停止制御を適切に実行することができる。

【 2 9 6 8 】

5 3 . 当初発明 5 3

(a) 当初発明 5 3 が解決しようとする課題

当初発明 5 2 と同じ。

(b) 当初発明 5 3 の課題を解決するための手段（なお、かっこ書きで、対応する実施形態を記載する。）

当初発明（第 3 5 実施形態）は、

複数（3 個）のリール（3 1）と、

所定のテーブル（ストップスイッチ受付テーブル（`TBL_STOP_BTN`）（図 2 5 9））とを備え、

複数のリールが定速回転している状況下において、第 1 のストップスイッチの操作と第 2 のストップスイッチの操作とが同時に受け付けられた場合には、前記所定のテーブルを用いて所定情報を取得し（入力ポート立ち上がりデータ A（`_PT_IN_A_UP`）（図 1 3 3）とリール停止フラグ（`_FL_STOP_LP`）（図 1 7 3）との論理積演算の結果をオフセット値とし、これを基準アドレス「1 1 0 0（H）」に加算した結果を指定アドレスとし、指定アドレスが示すデータをストップスイッチ受付テーブル（`TBL_STOP_BTN`）（図 2 5 9）から取得し）、その所定情報に基づいて、第 1 のストップスイッチに対応するリールの停止制御を実行可能とし、

第1のストップスイッチに対応するリールが停止し、第2のストップスイッチに対応するリールが定速回転している状況下において、第1のストップスイッチの操作と第2のストップスイッチの操作とが同時に受け付けられた場合には、前記所定のテーブルを用いて特定情報を取得し、その特定情報に基づいて、第2のストップスイッチに対応するリールの停止制御を実行可能とする

ことを特徴とする。

【2969】

(c) 当初発明53の効果

当初発明によれば、複数のストップスイッチの操作が同時に受け付けられたときに、いずれか1つのリールの停止制御を適切に実行することができる。

【2970】

54. 当初発明54

(a) 当初発明54が解決しようとする課題

当初発明は、ストップスイッチの操作に基づいてリールを停止させる遊技機に関するものである。

従来の遊技機において、すべてのリールが停止すると、その後、すべてのストップスイッチが離されている（いずれのストップスイッチも操作されていない）か否かを判断し、すべてのストップスイッチが離されていると判断したときに、遊技媒体を付与する図柄組合せが停止表示されたか否かの判定（入賞判定）を行うものが知られている（たとえば、特開2016-026717号公報）。

当初発明が解決しようとする課題は、所定リールに対応するストップスイッチが操作され、その後、所定リールが停止する前に、特定リールに対応するストップスイッチが操作されて、先に特定リールが停止し、後で所定リールが停止するときに、適切な制御を実行することである。

【2971】

(b) 当初発明54の課題を解決するための手段（なお、カッコ書きで、対応する実施形態を記載する。）

当初発明（第36実施形態）は、

複数（3個）のリール（31）を備え、

所定抽選結果となった（たとえば、役抽選手段61で当選番号「25」に当選し、当選番号「25」に対応する1BB条件装置が作動し、1BBに対応する「青BAR」－「青BAR」－「青BAR」の図柄組合せが有効ラインに停止表示可能となった）遊技において、第1のタイミングで所定リールに対応するストップスイッチ（42）が操作され、その後、所定リールが停止する前に、第2のタイミングで特定リールに対応するストップスイッチが操作された場合に、特定リールが停止した後に所定リールが停止する場合を有し、特定リールが停止した後に所定リールが停止した結果、特定図柄組合せ（「青BAR」－「青BAR」－「青BAR」）を構成する図柄が一直線上に停止表示する場合には、所定リールが停止するタイミングに応じて所定の演出（テンパイ音）を出力可能に構成されている

ことを特徴とする。

【2972】

(c) 当初発明54の効果

当初発明によれば、ストップスイッチの操作順序とリールの停止順序とが異なっても、遊技者に違和感を与えない適切なタイミングで所定の演出を出力することができる。

【符号の説明】

【2973】

10 スロットマシン（遊技機）

11 電源スイッチ

12 フロントドア

12a 第2閉塞部

10

20

30

40

50

1 2 b	第 3 閉塞部	
1 2 c	コントロールパネル	
1 2 d	インデックス	
1 3	キャビネット	
1 3 a	底板	
1 3 b	背板	
1 3 c	第 1 閉塞部	
1 4	図柄表示装置	
1 4 a	リールフレーム	
1 5	メダル払出し装置	10
1 6	メダル払出し口	
1 7	ドアスイッチ	
1 8	表示窓	
2 1	演出ランプ	
2 2	スピーカ	
2 3	画像表示装置	
2 4	操作ボタン	
2 5	操作指示ランプ	
3 1	リール	
3 2	モータ	20
3 3	リールセンサ	
3 5	ホッパー	
3 6	ホッパーモータ	
3 7 a、3 7 b	払出しセンサ	
3 8 a	固定軸	
3 8 b	可動軸	
3 9 a	可動片	
3 9 b	ばね	
4 0 a	1 ベットスイッチ	
4 0 b	3 ベットスイッチ	30
4 1	スタートスイッチ	
4 2	ストップスイッチ	
4 2 a	停止ボタン	
4 2 b	ストッパ	
4 2 c	コイルばね	
4 2 d	移動片	
4 2 e	検知センサ	
4 3	精算スイッチ	
4 4 a、4 4 b	投入センサ	
4 5	ブロッカ	40
4 6	通路センサ	
4 7	メダル投入口	
4 7 a	メダルガード部	
4 7 b	メダル置き部	
4 8	シュート通路	
4 9	シュートセンサ	
5 0	メイン制御基板（メイン制御手段）	
5 0 a	ねじ穴	
5 1	入力ポート	
5 2	出力ポート	50

5 3	R W M	
5 4	R O M	
5 5	メイン C P U	
5 6	基板ケース（メイン基板ケース）	
5 7	上カバー	
5 7 a	かしめ部	
5 7 b	ゲート跡	
5 7 c	くぼみ部	
5 7 d	突起	
5 7 e	突部	10
5 8	下カバー	
5 8 a	かしめ部	
5 8 b	ゲート跡	
5 8 c	ボス	
6 1	役抽選手段	
6 2	当選フラグ制御手段	
6 3	押し順指示番号選択手段	
6 4	演出グループ番号選択手段	
6 5	リール制御手段	
6 6	入賞判定手段	20
6 7	払出し手段	
7 1	制御コマンド送信手段	
7 3	設定値表示 L E D	
7 4	管理情報表示 L E D（役比モニタ）	
7 5	表示基板	
7 6	クレジット数表示 L E D	
7 7	有利区間表示 L E D	
7 8	獲得数表示 L E D	
7 9	状態表示 L E D	
7 9 a	1ベット表示 L E D	30
7 9 b	2ベット表示 L E D	
7 9 c	3ベット表示 L E D	
7 9 d	遊技開始表示 L E D	
7 9 e	投入表示 L E D	
7 9 f	リプレイ表示 L E D	
8 0	サブ制御基板（サブ制御手段）	
8 1	入力ポート	
8 2	出力ポート	
8 3	R W M	
8 4	R O M	40
8 5	サブ C P U	
8 6	電解コンデンサ	
8 7	サブ基板ケース	
9 1	演出出力制御手段	
1 0 1	ホッパーディスク	
1 0 2	保持部	
1 0 3	排出部	
1 1 0	リールベース	
1 2 0	リール制御基板	
1 2 1	リール基板ケース	50

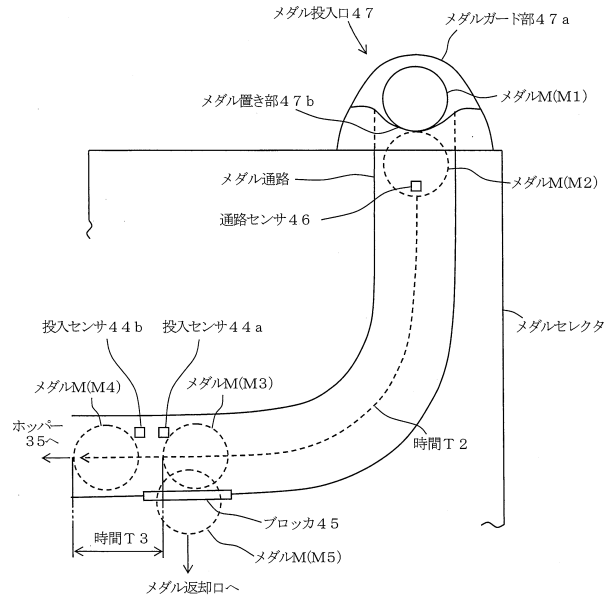
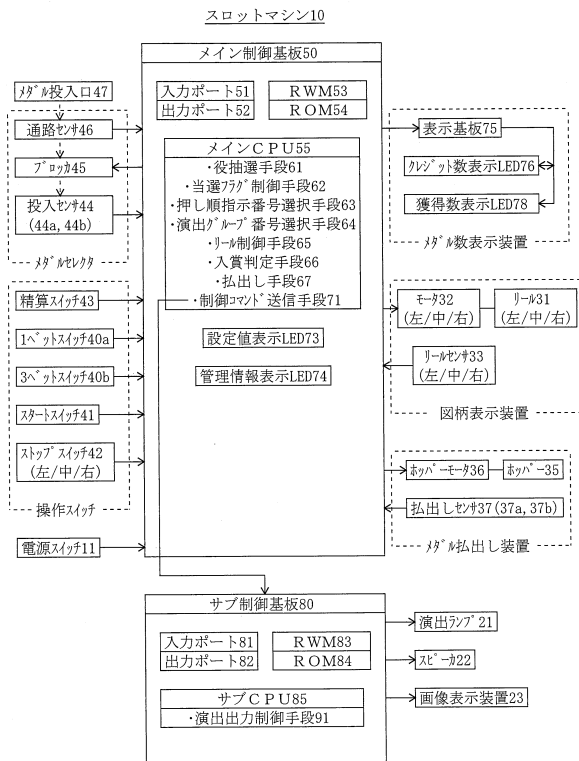
1 3 0	通路形成部材	
1 3 1	上部メダル受入口	
1 3 2	返却メダル通路	
1 3 3	下部メダル受入口	
1 3 4	払出しメダル通路	
1 5 1	設定キー挿入口	
1 5 2	設定キースイッチ	
1 5 3	設定変更（リセット）スイッチ	
5 0 0	ぱちんこ遊技機	
5 0 1	外枠	10
5 0 2	前枠	
5 0 3	ヒンジ機構	
5 0 4	遊技盤	
5 0 5	ガラス扉	
5 0 6	上皿	
5 0 7	下皿	
5 0 8	発射ハンドル	
5 1 0	電源基板	
5 1 1	電源スイッチ	
5 1 2	発射基板	20
5 1 3	発射装置	
5 2 0	払出制御基板	
5 2 1	キー挿入口	
5 2 2	扉開放スイッチ	
5 2 3	枠開放スイッチ	
5 2 4	払出装置	
5 2 5	外部端子板	
5 3 0	メイン制御基板	
5 3 0 a	穴	
5 3 1	特別図柄表示装置	30
5 3 2	始動口	
5 3 3	始動口スイッチ	
5 3 4	設定キー挿入口	
5 3 5	設定キースイッチ	
5 3 6	設定変更（リセット）スイッチ	
5 3 7	設定値表示 L E D	
5 3 8	管理情報表示 L E D（性能表示モニタ）	
5 3 9 a ～ 5 3 9 h	コネクタ	
5 3 9 b' ～ 5 3 9 h'	コネクタ足	
5 4 0	サブ制御基板	40
5 4 1	演出ランプ	
5 4 2	スピーカ	
5 4 3	画像表示装置	
5 5 0	基板ケース	
5 6 0	上ケース	
5 6 0 a	下縁	
5 6 1	カバー	
5 6 2	かしめ部	
5 6 3 a ～ 5 6 3 g	開口部	
5 6 4	ボス	50

5 6 5 側壁
5 7 0 下ケース
5 7 0 a 外縁
5 7 1 側壁
5 7 2 かしめ部
B～H ハーネス

【図面】

【図 1】

【図 2】



10

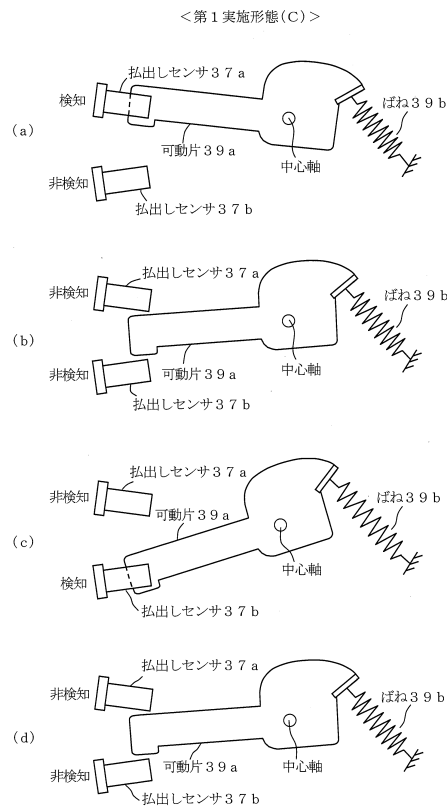
20

30

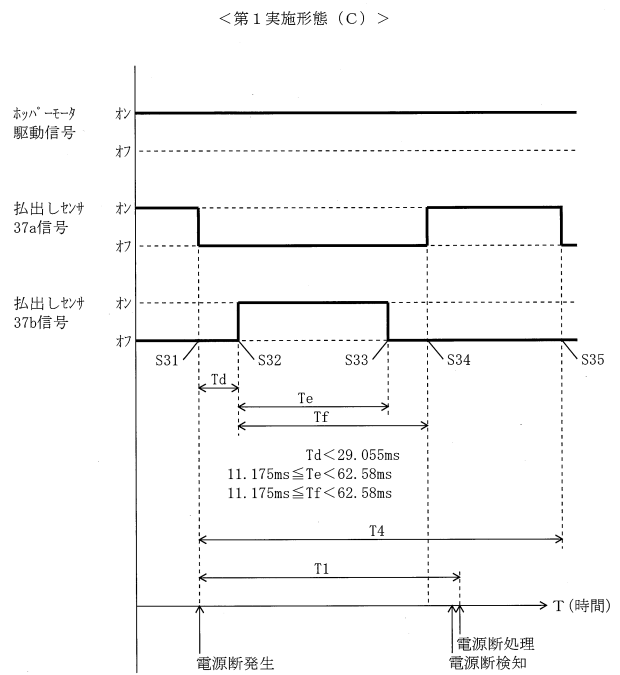
40

50

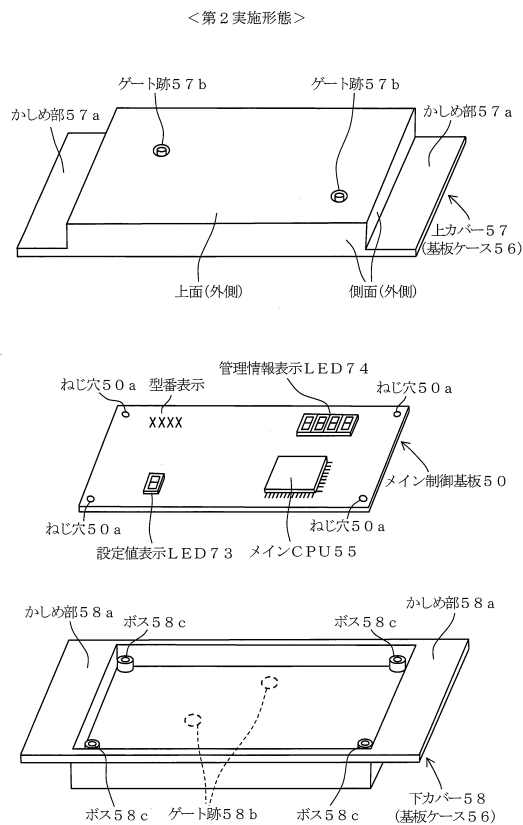
【図 7】



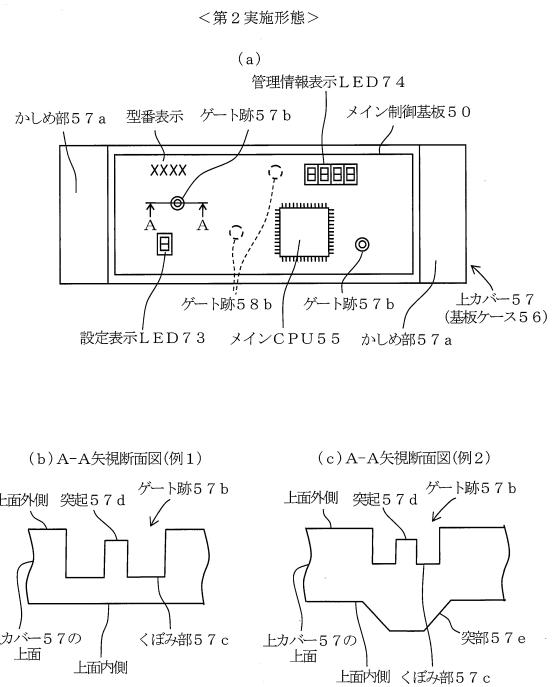
【図 8】



【図 9】



【図 10】



10

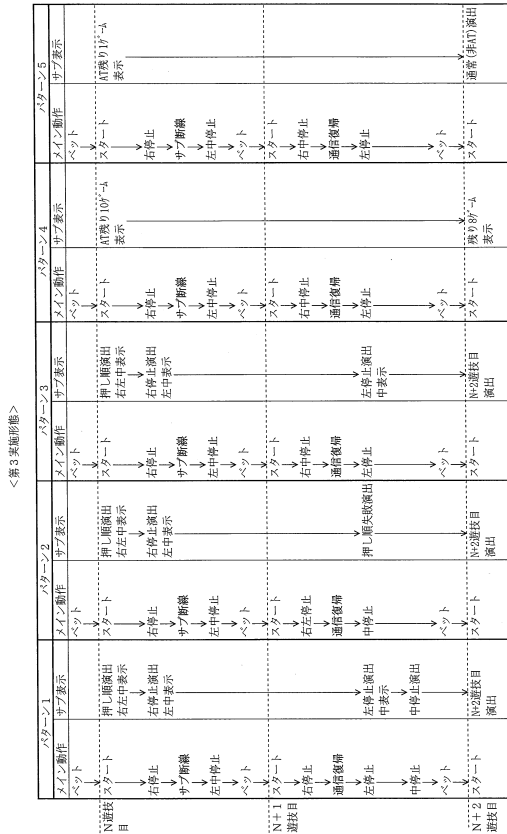
20

30

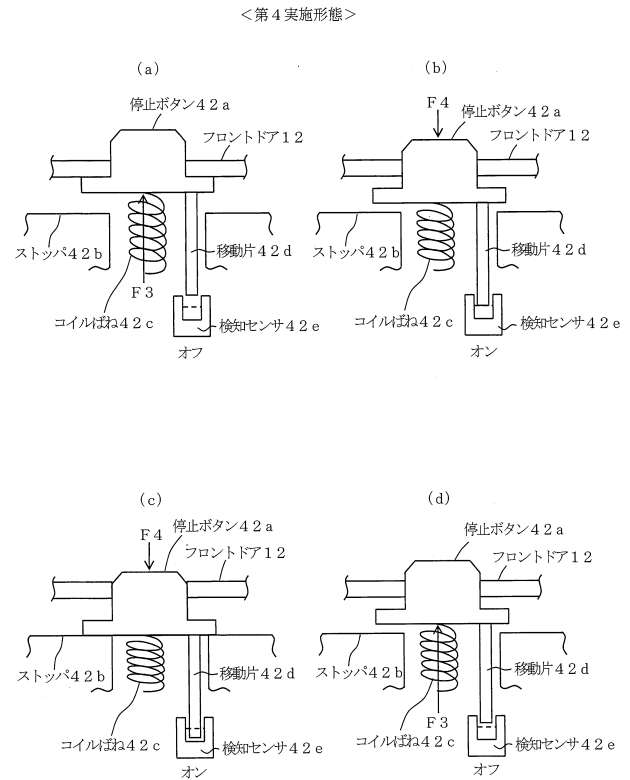
40

50

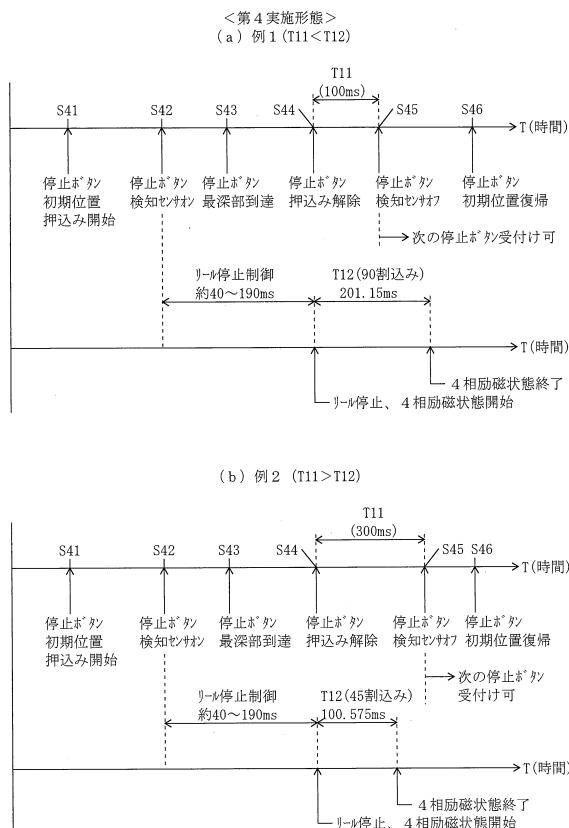
【図 1 1】



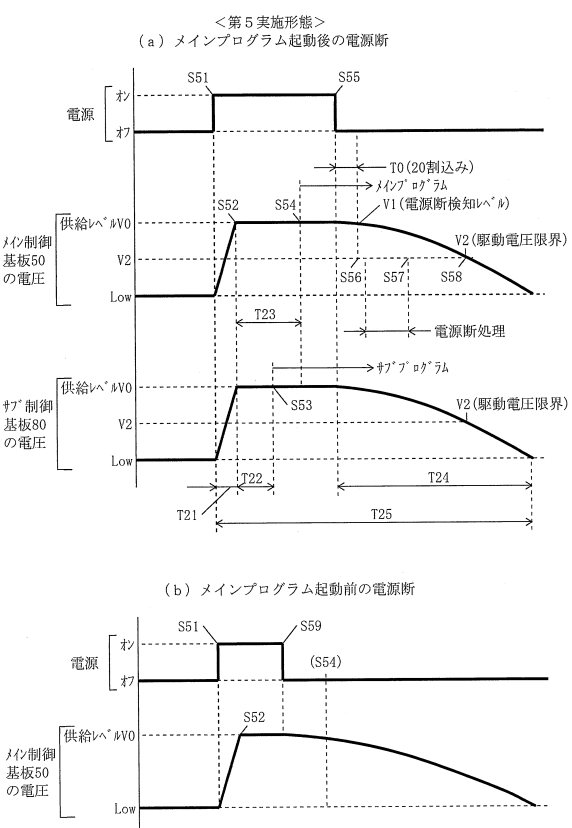
【図 1 2】



【図 1 3】



【図 1 4】



10

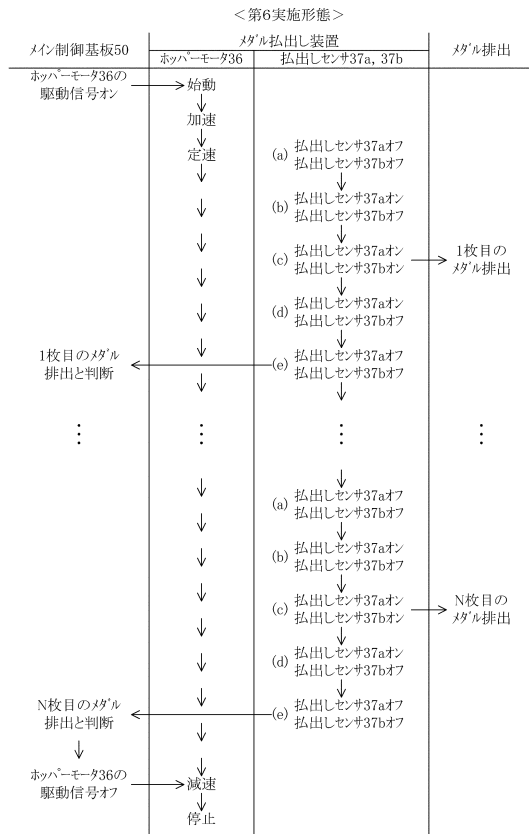
20

30

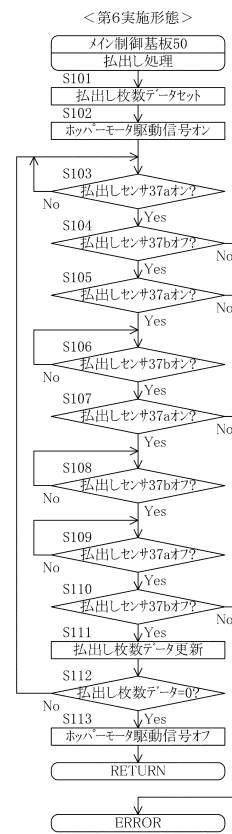
40

50

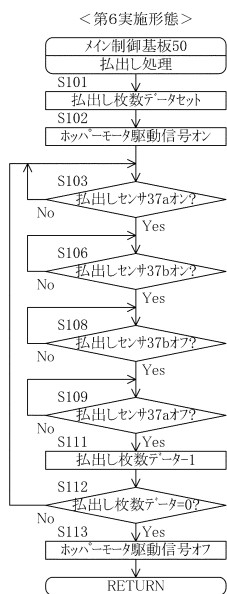
【図 19】



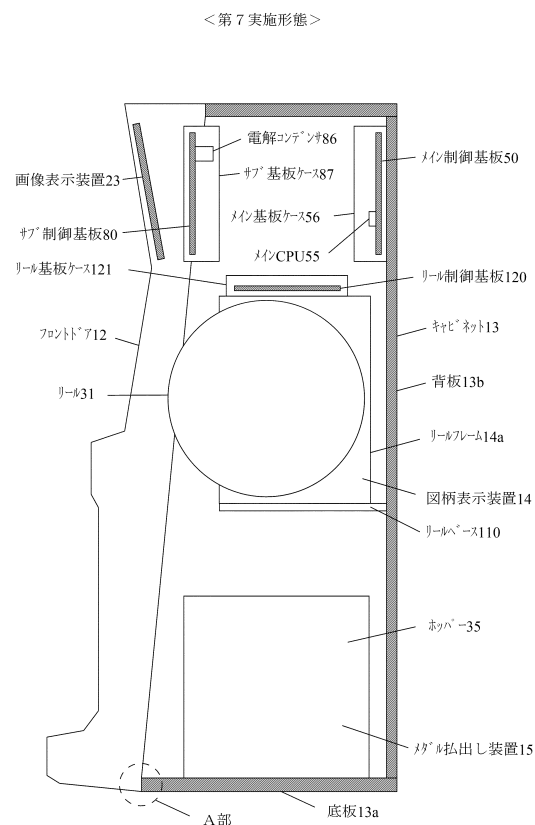
【図 20】



【図 2 1】



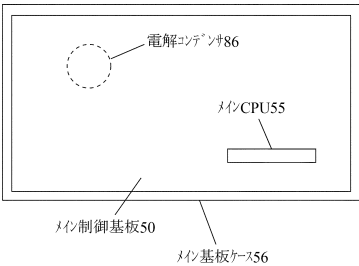
【圖 2 2】



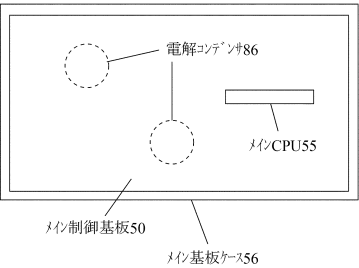
【図 2 3】

< 第 7 実施形態 >

(a) メイン制御基板50上のメインCPU55とサブ制御基板80上の電解コンデンサ86との位置関係 (例 1)



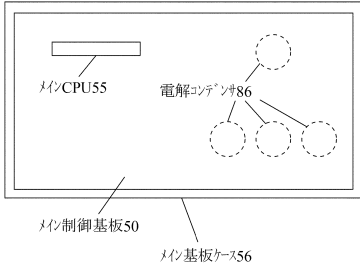
(b) メイン制御基板50上のメインCPU55とサブ制御基板80上の電解コンデンサ86との位置関係 (例 2)



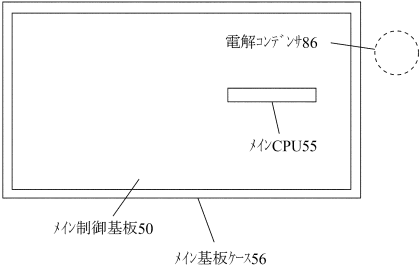
【図 2 4】

< 第 7 実施形態 >

(c) メイン制御基板50上のメインCPU55とサブ制御基板80上の電解コンデンサ86との位置関係 (例 3)



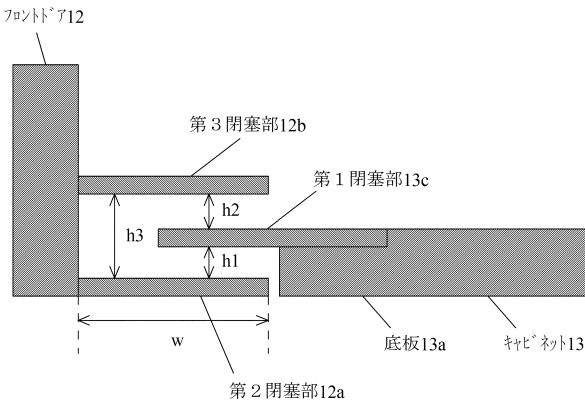
(d) メイン制御基板50上のメインCPU55とサブ制御基板80上の電解コンデンサ86との位置関係 (例 4)



【図 2 5】

< 第 8 実施形態 >

図 2 2 の A 部拡大図



第 1 閉塞部 13c と第 2 閉塞部 12a との距離 : h1
第 1 閉塞部 13c と第 3 閉塞部 12b との距離 : h2
第 2 閉塞部 12a と第 3 閉塞部 12b との距離 : h3
第 2 閉塞部 12a の突出幅 (奥行き) : w

メダルの直径 : d
メダルの厚さ : t

【図 2 6】

(a) 役物の種類及び終了条件														
BB	250枚を超える払出しで終了													
RB	100枚を超える払出しで終了													
MB	14枚を超える払出しで終了													

※MP:CB連続作動
※CB:作動図柄なし、1遊技で終了

(b) 遊技状態の種類及び各遊技状態の規定数(ガルの投入枚数)														
遊技状態	非RT	RT	RB内部中	BB内部中	RB中	BB中	MB中	内部抽せん置数(分母:65536)						
規定数	3	3	3	3	3	3	1	有利区間抽せん置数(分母:16384)						
規定数	3	3	3	3	3	3	1	有利区間抽せん置数(分母:16384)						

※MB:作動図柄B=1,内部中なし

(c) 設定1における内部抽せん及び有利区間抽せんの置数表															
当選グループ番号	条件装置の名称	規定数3		規定数1		規定数3		規定数1		内部抽せん置数(分母:65536)					
		非RT	RT	RB内部中	BB内部中	RB中	BB中	MB中	有利区間抽せん置数(分母:16384)						
0	非当選	0	0	39036	7036	39436	39436	0	0	0	0	0	0	0	0
1	177レ11	0	0	*8000	30000	*8000	*8000	0	0	32768	20	0	0	0	0
2	277レ12	0	0	0	10000	0	0	0	0	32768	0	0	0	0	0
3	共通ベル	8	8	*8000	*8000	*8000	65536	65536	0	0	30	0	0	0	0
4	左正解ベル	80r1	140r15	3000	3000	3000	3000	0	0	0	0	0	0	0	0
5	中正解ベル	80r1	140r15	3000	3000	3000	3000	0	0	0	0	0	0	0	0
6	右正解ベル	80r1	140r15	3000	3000	3000	3000	0	0	0	0	0	0	0	0
7	スリカ	3	3	*500	*500	600	600	0	0	0	0	0	0	0	0
8	スリカ+BB	3	3	*100	*100	0	0	0	0	0	0	0	0	0	0
9	チェリ-1	2	2	0	0	*200	*200	0	0	0	0	0	0	0	0
10	チェリ-1+BB	2	2	*200	*200	0	0	0	0	0	0	0	0	0	0
11	チェリ-2	2	2	0	0	*300	*300	0	0	0	0	0	0	0	0
12	チェリ-2+RB	2	2	*100	*100	0	0	0	0	0	0	0	0	0	0
13	チェリ-2+BB	2	2	*200	*200	0	0	0	0	0	0	0	0	0	0
14	BB	0	0	*100	*100	0	0	0	0	0	0	0	0	0	0
15	MB	0	0	*300	*300	0	0	0	0	0	0	0	0	0	0

※「*」印は、有利区間抽せんが実行可能であることを示す

10

20

30

40

50

【図 2 7】

＜第9実施形態＞

非RRT(非内部中)及びRRT(非ATかつ非内部中)共通で用いる演出決定テーブル

演出 パタ ン 番号	演出パターンの名称	演出パターン振分け置数(分母:256)															
		上段:演出グループ番号/下段:対応する条件装置の名称															
		0	1	2	3	4	5	6	7	8	9	10	11	12	13		
0	演出なし	非当選	リア レイ1	リア レイ2	共通 ヘル	押し順 ヘル	スイカ ヘル	スイカ ヘル	スイカ ヘル	チェリ +BB	チェリ +BB	チェリ +BB	チェリ +BB	BB	MB		
1	キヤブ演出(賑やかし)	128	128	0	128	256	10	10	0	0	0	0	0	20	256		
2	会話演出(賑やかし)	49	20	128	20	0	73	50	54	39	54	39	39	8	0		
3	カット演出(確演出)	0	0	10	0	0	30	50	42	32	42	32	32	20	0		
4	対決演出(確演出)	0	0	10	0	0	10	40	36	36	36	36	36	20	0		
5	上乗せハイト(AT中)	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
6	確定演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
7	ステップアップ1	30	30	0	30	0	0	0	0	0	0	0	0	0	0		
8	ステップアップ2	0	15	0	15	0	0	0	0	0	0	0	0	0	0		
9	ステップアップ3	0	1	1	1	0	20	8	40	30	48	30	48	0	0		
10	ステップアップ4	0	0	1	0	14	0	0	0	0	0	0	0	0	20		
11	第一停止後告知演出	0	14	0	14	0	0	0	0	0	0	0	0	0	30		
12	第二停止後告知演出	0	14	0	14	0	0	0	0	0	0	0	0	0	30		
13	第三停止後告知演出	0	14	0	14	0	10	10	0	0	0	0	0	0	30		
14	左第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
15	中第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
16	右第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
17	連続演出	0	0	0	0	0	0	20	30	20	30	20	30	30	40		

※「押し順ヘル」は、「左正解ヘル」、「中正解ヘル」及び「右正解ヘル」の総称

【図 2 8】

＜第9実施形態＞

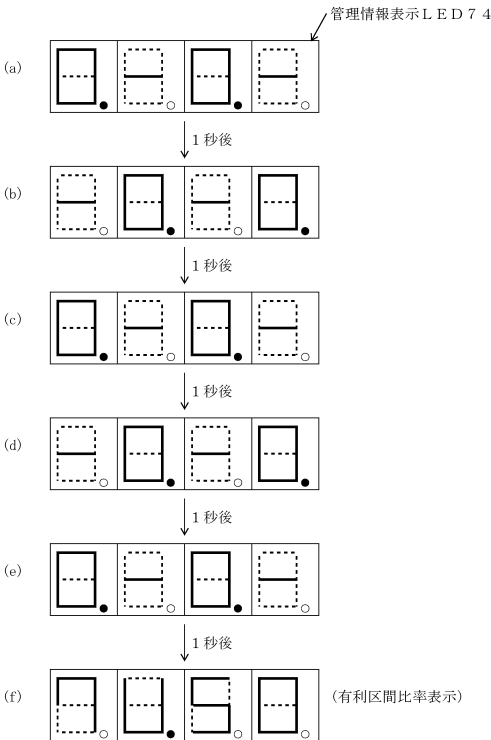
RB内部中及びBB内部中共通で用いる演出決定テーブル

演出 パタ ン 番号	演出パターンの名称	演出パターン振分け置数(分母:256)															
		上段:演出グループ番号/下段:対応する条件装置の名称															
		0	1	2	3	4	5	6	7	8	9	10	11	12	13		
0	演出なし	非当選	リア レイ1	リア レイ2	共通 ヘル	押し順 ヘル	スイカ ヘル	スイカ ヘル	スイカ ヘル	チェリ +BB	チェリ +BB	チェリ +BB	チェリ +BB	BB	MB		
1	キヤブ演出(賑やかし)	86	128	0	256	0	256	10	10	0	0	0	0	86	256		
2	会話演出(賑やかし)	0	20	128	0	0	73	73	30	30	54	54	54	0	0		
3	カット演出(確演出)	0	0	10	0	0	30	30	72	72	42	42	42	0	0		
4	対決演出(確演出)	0	0	10	0	0	10	10	72	72	26	26	26	0	0		
5	上乗せハイト(AT中)	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
6	確定演出	80	0	0	0	0	0	0	0	0	0	10	10	80	0		
7	ステップアップ1	0	30	0	0	0	0	0	0	0	0	0	0	0	0		
8	ステップアップ2	0	15	0	0	0	0	0	0	0	0	0	0	0	0		
9	ステップアップ3	0	1	1	0	0	20	20	30	30	30	30	30	0	0		
10	ステップアップ4	60	0	1	0	0	10	10	20	20	20	20	20	60	0		
11	第一停止後告知演出	0	14	0	0	0	0	0	0	0	0	0	0	0	0		
12	第二停止後告知演出	0	14	0	0	0	0	0	0	0	0	0	0	0	0		
13	第三停止後告知演出	30	14	0	0	0	10	10	0	0	0	0	0	0	30		
14	左第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
15	中第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
16	右第一停止演出	0	0	0	0	0	0	0	0	0	0	0	0	0	0		
17	連続演出	0	0	0	0	0	0	20	20	2	20	20	20	0	0		

※「押し順ヘル」は、「左正解ヘル」、「中正解ヘル」及び「右正解ヘル」の総称

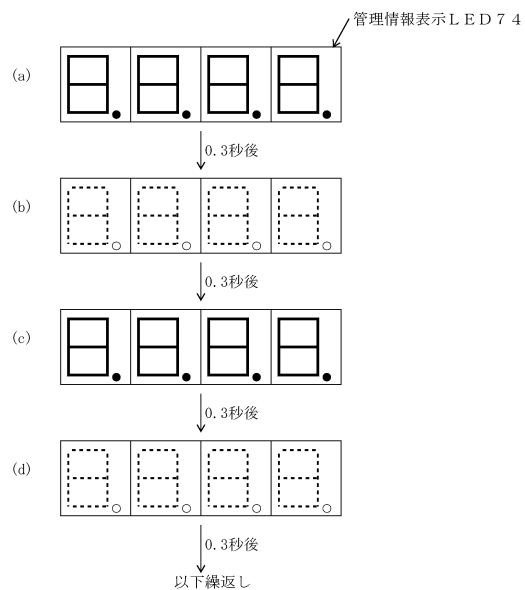
【図 2 9】

＜第10実施形態：テストパターン（例1）＞
電源投入等から5秒間、表示内容を1秒ごとに切り替える例



【図 3 0】

＜第10実施形態：テストパターン（例2）＞
表示内容を点滅表示する例



10

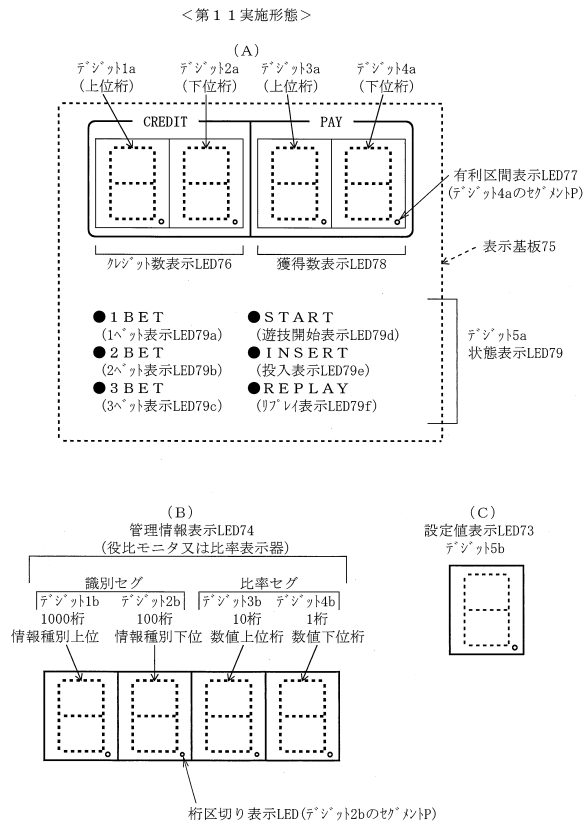
20

30

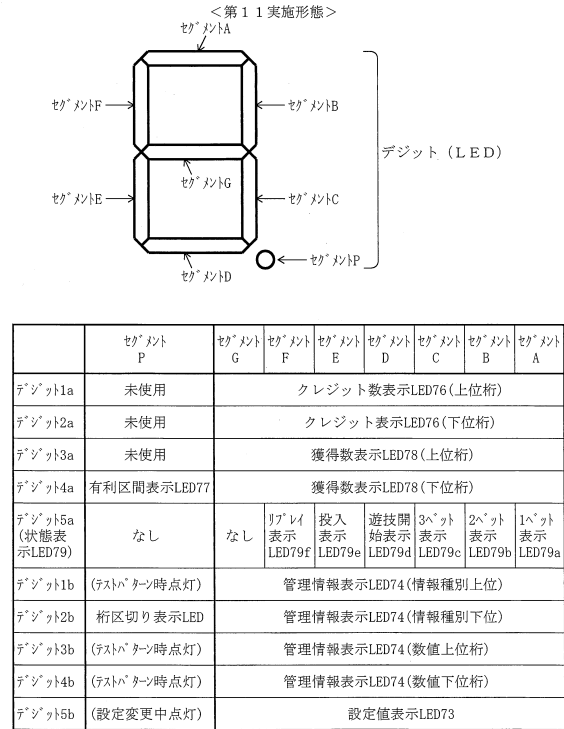
40

50

【図 3 1】



【図 3 2】



【図 3 3】

＜第 1 1 実施形態＞

出力ポート	ビット	信号
出力ポート 2	D 0	デジタル 1 (1a, 1b) 信号
	D 1	デジタル 2 (2a, 2b) 信号
	D 2	デジタル 3 (3a, 3b) 信号
	D 3	デジタル 4 (4a, 4b) 信号
	D 4	デジタル 5 (5a, 5b) 信号
	D 5	未使用
	D 6	未使用
	D 7	未使用
出力ポート 3 デジタル1a～5a用 セグメント信号	D 0	セグメント A 信号
	D 1	セグメント B 信号
	D 2	セグメント C 信号
	D 3	セグメント D 信号
	D 4	セグメント E 信号
	D 5	セグメント F 信号
	D 6	セグメント G 信号
	D 7	セグメント P 信号
出力ポート 4 デジタル1b～5b用 セグメント信号	D 0	セグメント A 信号
	D 1	セグメント B 信号
	D 2	セグメント C 信号
	D 3	セグメント D 信号
	D 4	セグメント E 信号
	D 5	セグメント F 信号
	D 6	セグメント G 信号
	D 7	セグメント P 信号
出力ポート 5	D 0	外部信号 5
	D 1	外部信号 4
	D 2	外部信号 3
	D 3	外部信号 2
	D 4	外部信号 1
	D 5	データストローブ信号
	D 6	メダル投入信号
	D 7	メダル払出し信号

【図 3 4】

＜第 1 1 実施形態＞

(A)

デジタル信号 (出力ポート 2)	セグメント A～G (出力ポート 3)	セグメント A～G (出力ポート 4)
D0 デジタル1a信号	セグメント A 信号	セグメント A 信号
D1 デジタル2a信号	セグメント B 信号	セグメント B 信号
D2 デジタル3a信号	セグメント C 信号	セグメント C 信号
D3 デジタル4a信号	セグメント D 信号	セグメント D 信号
D4 デジタル5a信号	セグメント E 信号	セグメント E 信号
D5 デジタル1b信号	セグメント F 信号	セグメント F 信号
D6 デジタル2b信号	セグメント G 信号	セグメント G 信号
D7 デジタル3b信号	セグメント P 信号	セグメント P 信号

(B)

LED表示要求フラグ (FL_LED_DSP)

デジタル信号 (出力ポート 2)	セグメント A～G (出力ポート 3)	セグメント A～G (出力ポート 4)
D0 デジタル1a信号	セグメント A 信号	セグメント A 信号
D1 デジタル2a信号	セグメント B 信号	セグメント B 信号
D2 デジタル3a信号	セグメント C 信号	セグメント C 信号
D3 デジタル4a信号	セグメント D 信号	セグメント D 信号
D4 デジタル5a信号	セグメント E 信号	セグメント E 信号
D5 デジタル1b信号	セグメント F 信号	セグメント F 信号
D6 デジタル2b信号	セグメント G 信号	セグメント G 信号
D7 デジタル3b信号	セグメント P 信号	セグメント P 信号

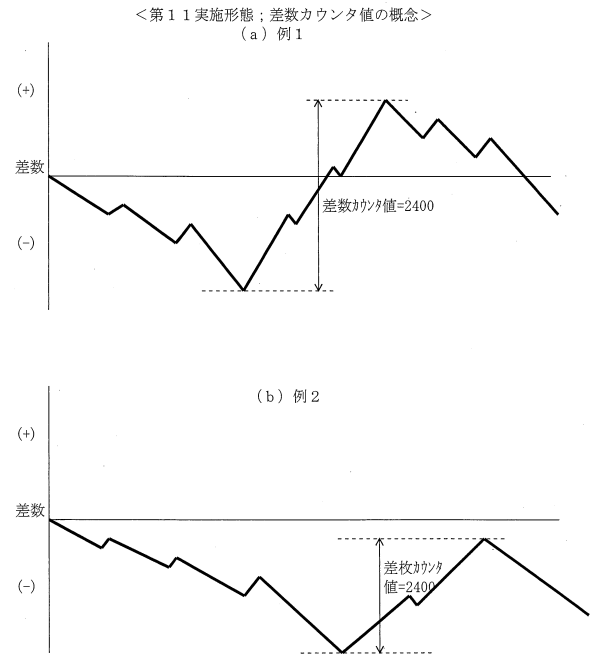
LED表示要求フラグ (FL_LED_DSP)

通常中 : 00011111 (B)
設定値表示 : 00011111 (B)
設定確認中 : 00011111 (B)

【図 3 5】

＜第 1 1 実施形態＞ RWM53 の記憶領域			
アドレス	ラベル名	ビット数	名称及び内容
F 0 0 0	_NB_RANK	1	設定値データ：0～5(D)
F 0 1 0	_NB_CREDIT	1	クレジット数データ(クレジット数表示LED76に表示するデータ)
F 0 1 1	_NB_PAYOUT	1	獲得数データ(獲得数表示LED78に表示するデータ) 払出し時：払出し数データ 設定変更中：設定変更中表示データ 規定数指示時：指示規定数表示データ 押し順指示時：押し順指示番号 エラー発生時：エラー番号表示データ
F 0 3 0	_FL_ACTION	1	作動状態フラグ D 0 リプレイ 遊技開始セット処理で更新。 D 1 未使用 D 2 1 B B D0は、遊技終了チェック処理でクリ。 D 3 R B D 4 未使用 D 5 未使用 D 6 未使用 D 7 未使用
F 0 3 1	_FL_WIN		図柄組合せ表示フラグ D 0 リプレイ マイン処理の表示判定で更新。 D 1 未使用 スタートスイッチ受付でクリ。 D 2 1 B B D 3 未使用 D 4 未使用 D 5 未使用 D 6 未使用 D 7 未使用
F 0 4 0	_NB_PAY_MEDAL	1	払出し数データ：0～15(D)
F 0 4 1	_BF_PAY_MEDAL	1	払出し数データバックアップ：0～15(D)
F 0 4 2	_NB_REP_MEDAL	1	自動ベット数データ：2又は3(D)
F 0 4 3	_NB_PLAY_MEDAL	1	ベット数データ：2又は3(D)
F 0 5 1	_CT_LED_DSP	1	LED表示カウンタ 範囲：00010000～00000001
F 0 5 2	_FL_LED_DSP	1	LED表示要求フラグ 通常中 00011111(B) 設定変更中 00011100(B) 設定確認中 00011111(B)
F 0 6 1	_NB_ADV_KND	1	有利区間種別フラグ 通常区間 00000000(B) 有利区間 00000001(B)
F 0 6 2	_FL_ADV_LED	1	有利区間表示LEDフラグ 消灯 00000000(B) 点灯 00000001(B)
F 0 6 3	_CT_ADV_CLR	2	有利区間クリアカウンタ 初期値：1500(D)
F 0 6 5	_SC_24HGAME	2	差数カウンタ：0～2414(D)
F 0 6 7	_FL_AT_KND	1	A Tフラグ A T中 00000001(B) 非A T中 00000000(B)
F 0 6 8	_CT_ART	2	A T遊技回数カウンタ

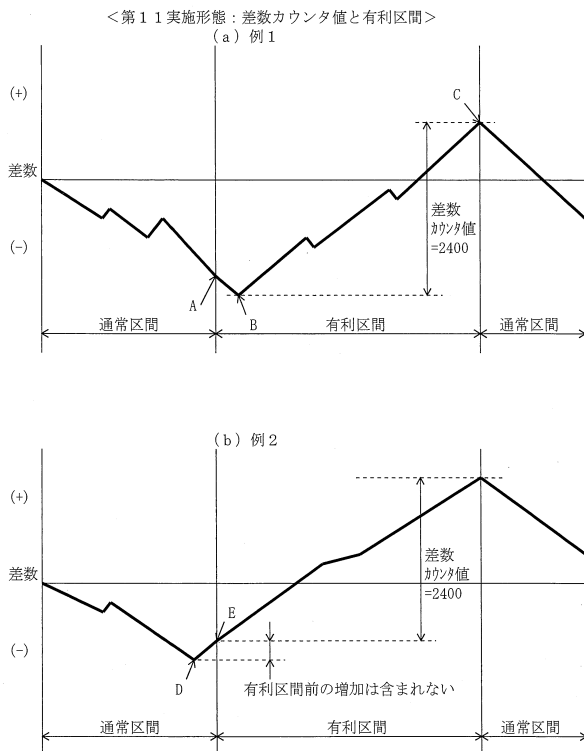
【図 3 6】



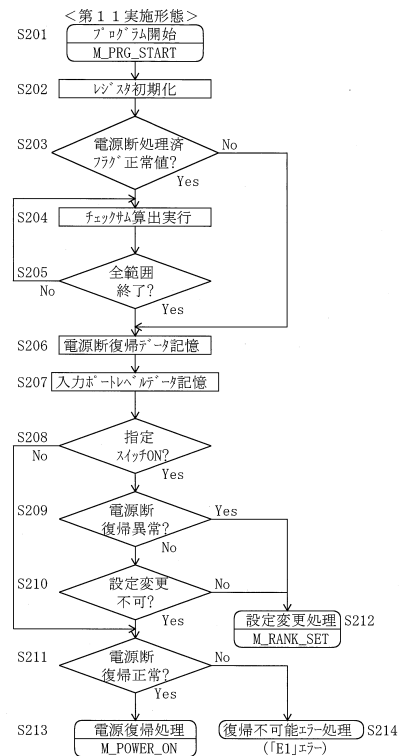
10

20

【図 3 7】



【図 3 8】

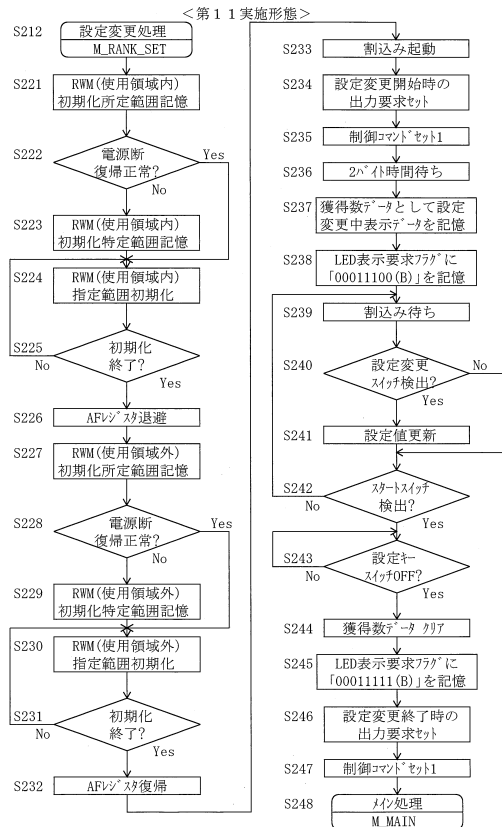


30

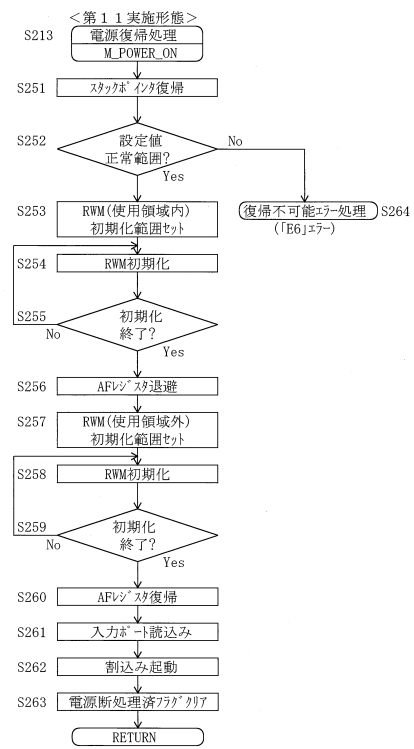
40

50

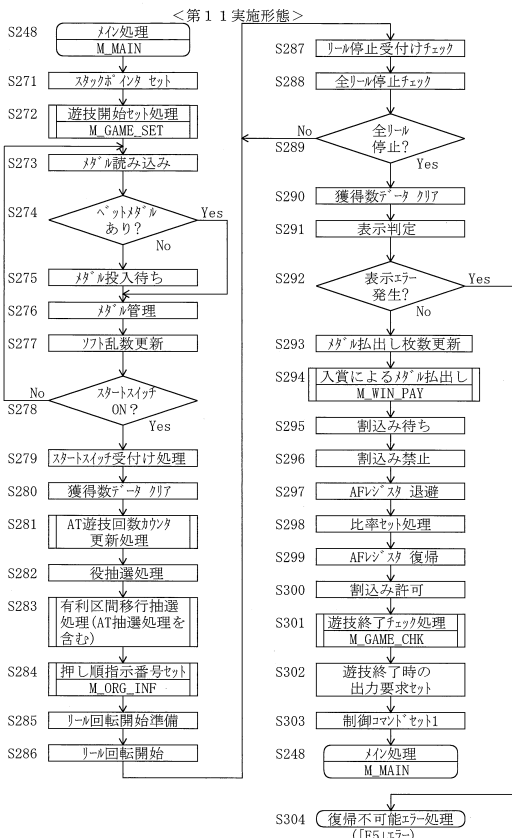
【図 39】



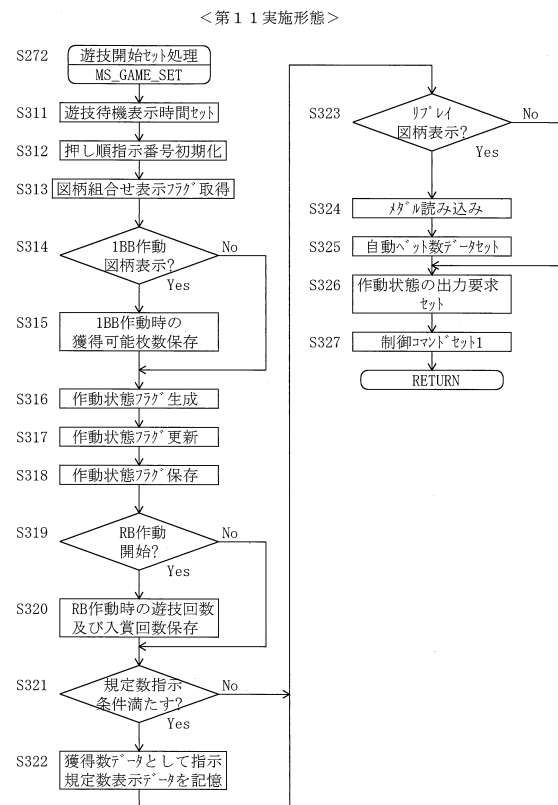
【図 40】



【図 41】



【図 42】



10

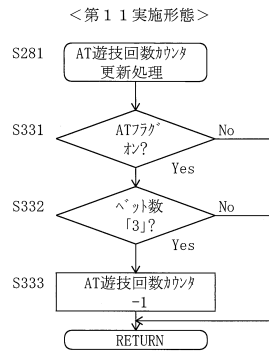
20

30

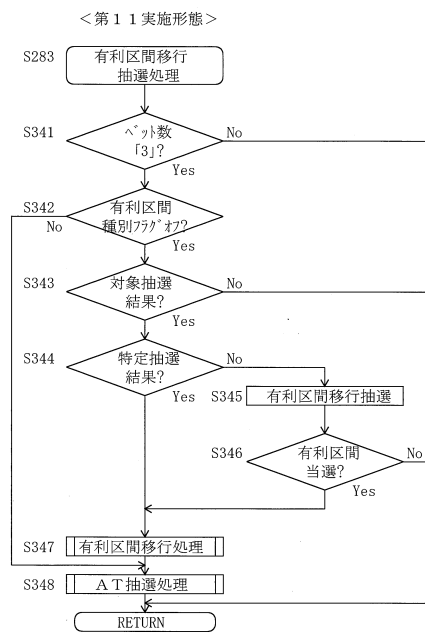
40

50

【図 4 3】



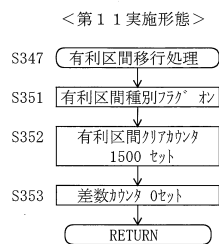
【図 4 4】



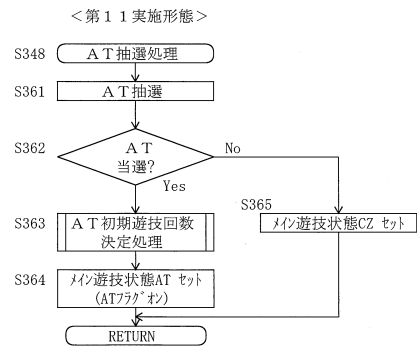
10

20

【図 4 5】



【図 4 6】

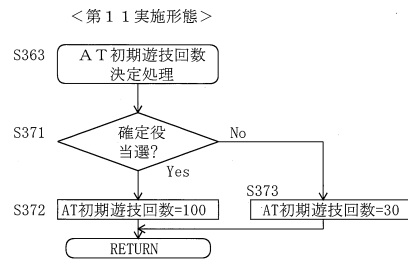


30

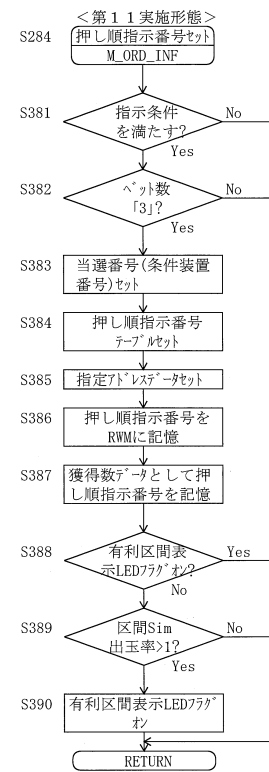
40

50

【図 47】



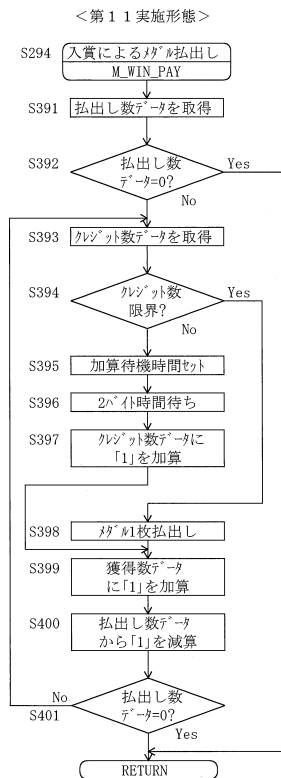
【図 48】



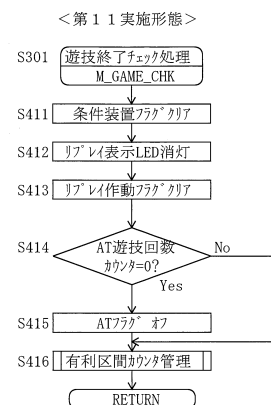
10

20

【図 49】



【図 50】



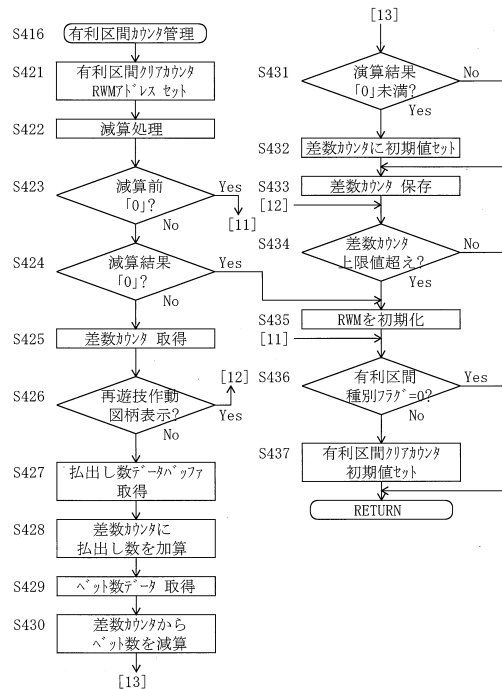
30

40

50

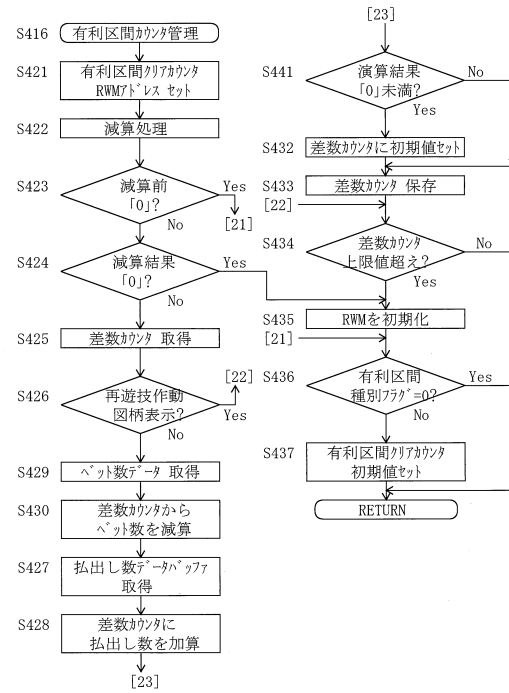
【図 5 1】

< 第 1 1 実施形態：例 1 >



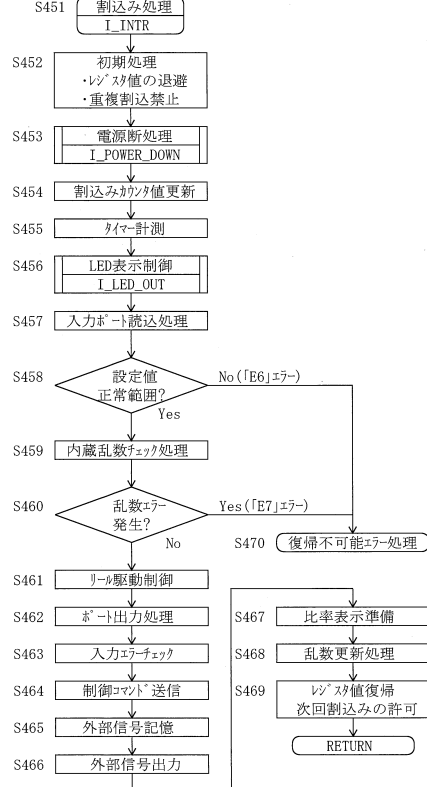
【図 5 2】

< 第 1 1 実施形態：例 2 >



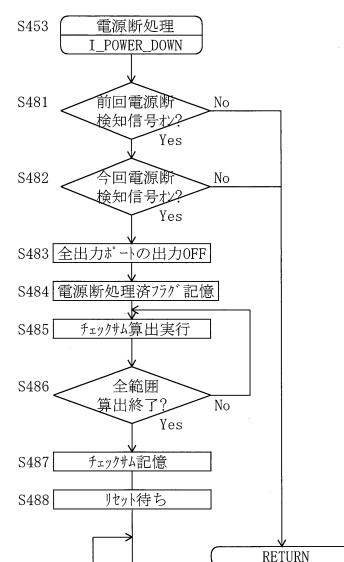
【図 5 3】

< 第 1 1 実施形態 >



【図 5 4】

< 第 1 1 実施形態 >



10

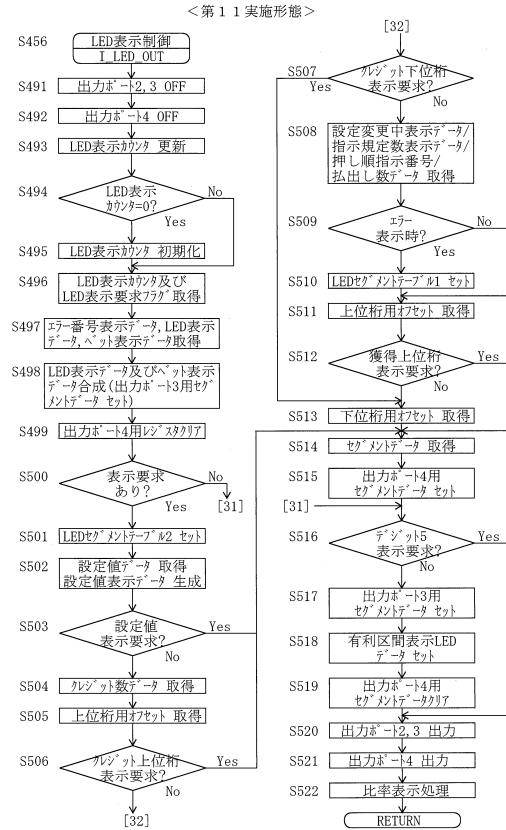
20

30

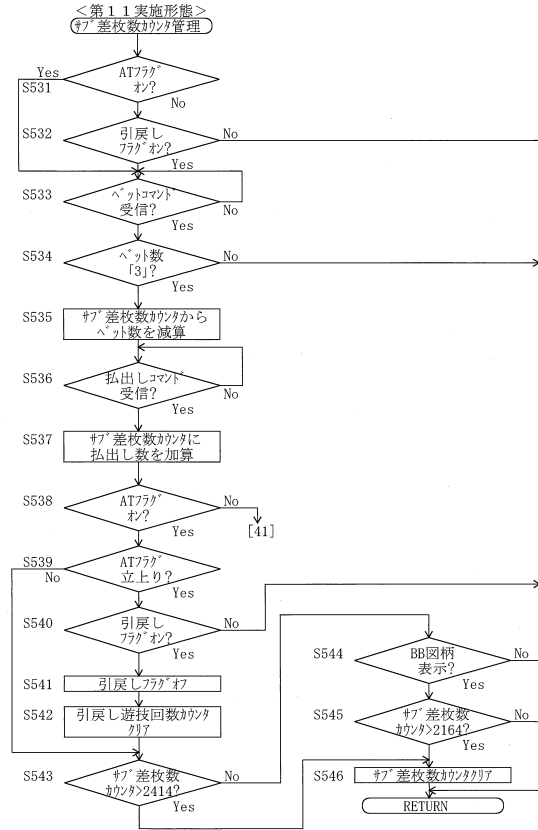
40

50

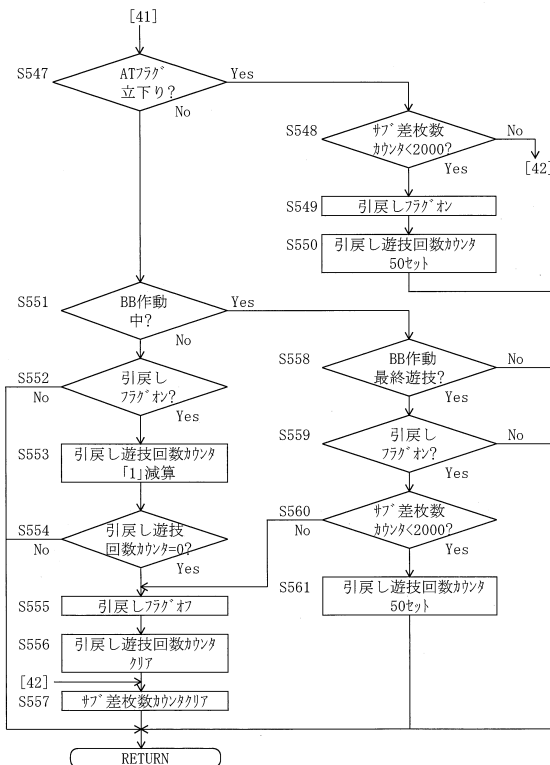
【図 5 5】



【図 5 6】



【図 5 7】



【図 5 8】

＜第 1 2 実施形態＞

(A) 条件設定と動作終了条件

条件設定	動作終了条件
BB1	100枚を超える払出しで終了
BB2	30枚を超える払出しで終了

(B) R.T. での現在数

現在数	BB1内部中	BB2内部中	BB1内部中	BB2内部中	BB1内部中	BB2内部中
0	0	0	0	0	0	0
1	0	0	0	0	0	0
2	0	0	0	0	0	0
3	0	0	0	0	0	0
4	0	0	0	0	0	0
5	0	0	0	0	0	0
6	0	0	0	0	0	0
7	0	0	0	0	0	0
8	0	0	0	0	0	0
9	0	0	0	0	0	0
10	0	0	0	0	0	0
11	0	0	0	0	0	0
12	0	0	0	0	0	0

(C) 条件設定と動作終了条件

現在数	BB1内部中	BB2内部中	BB1内部中	BB2内部中	BB1内部中	BB2内部中
0	0	0	0	0	0	0
1	0	0	0	0	0	0
2	0	0	0	0	0	0
3	0	0	0	0	0	0
4	0	0	0	0	0	0
5	0	0	0	0	0	0
6	0	0	0	0	0	0
7	0	0	0	0	0	0
8	0	0	0	0	0	0
9	0	0	0	0	0	0
10	0	0	0	0	0	0
11	0	0	0	0	0	0
12	0	0	0	0	0	0

有利区間抽選可能

10

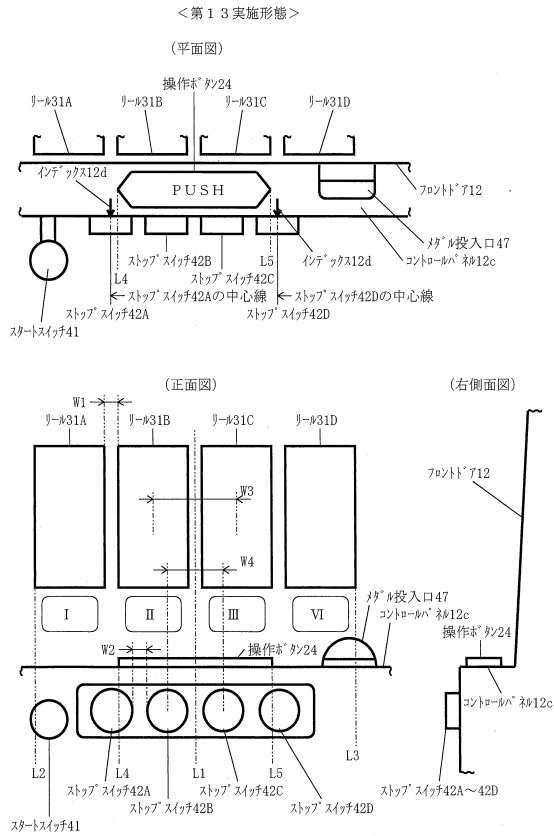
20

30

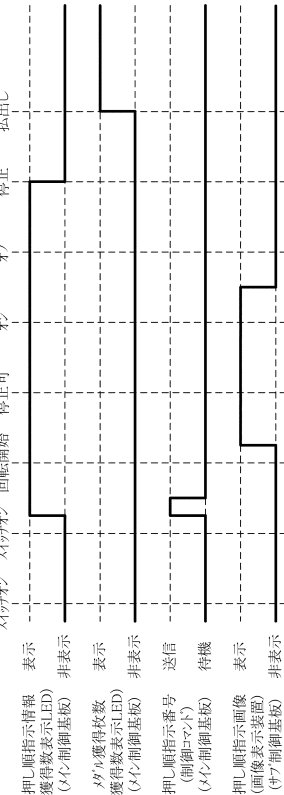
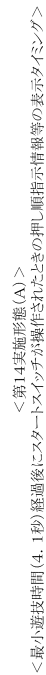
40

50

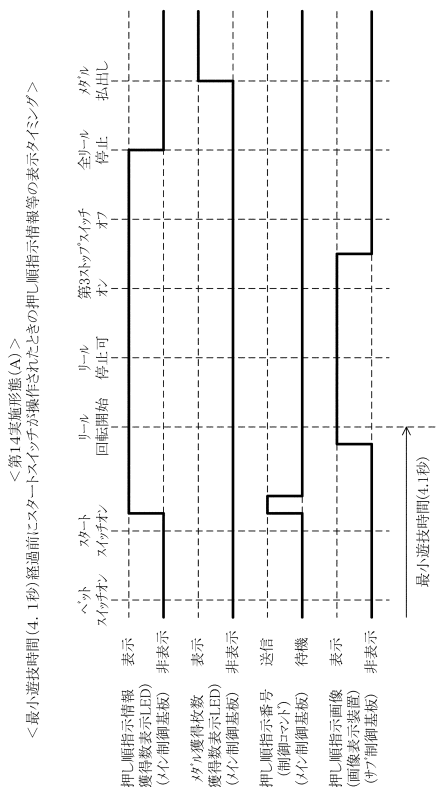
【圖 5 9】



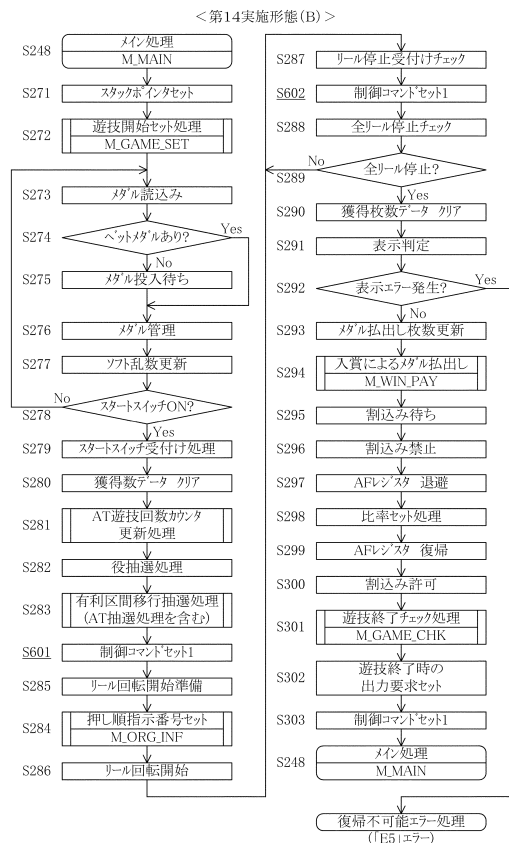
【図 60】



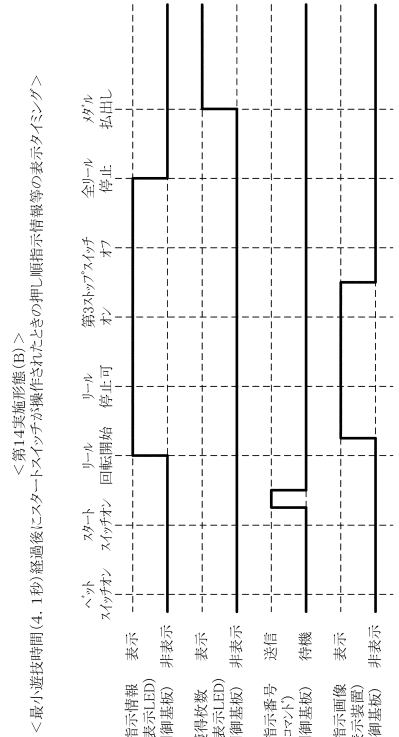
【図 6 1】



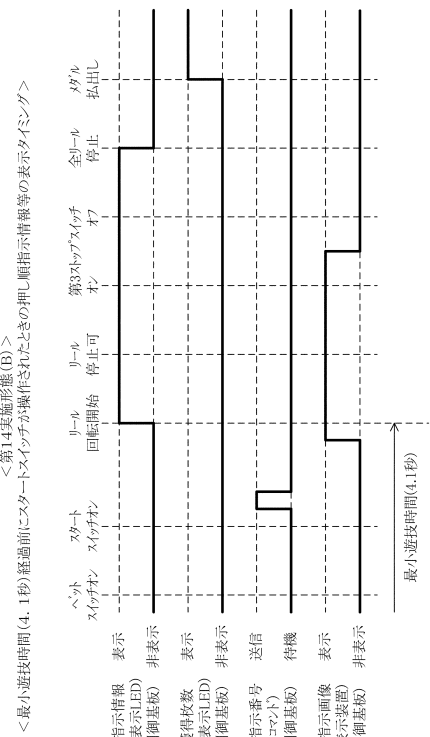
【圖 6 2】



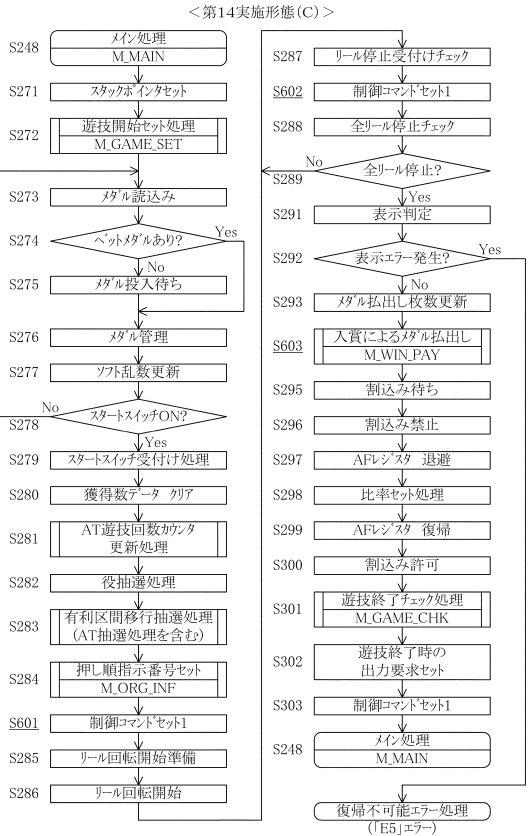
【図 6 3】



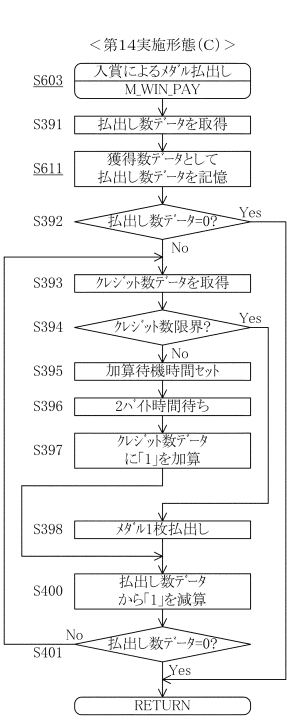
【図 6 4】



【図 6 5】



【図 6 6】



10

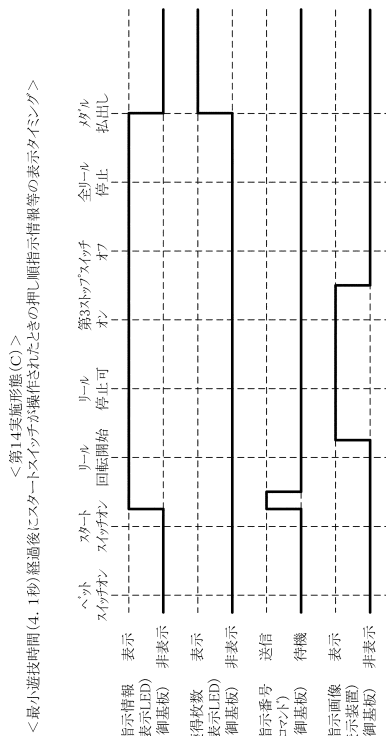
20

30

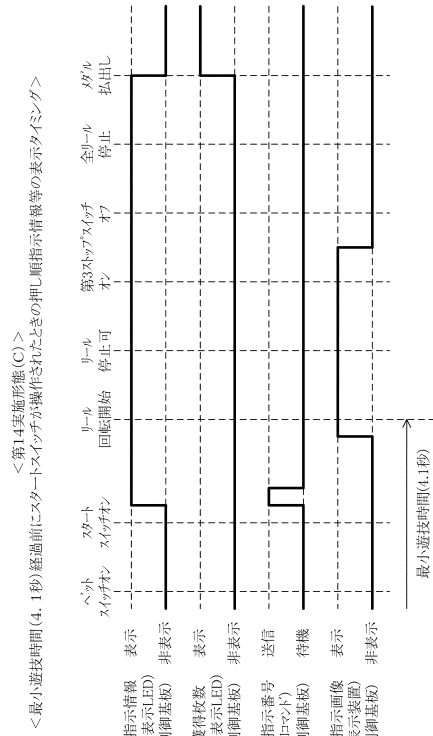
40

50

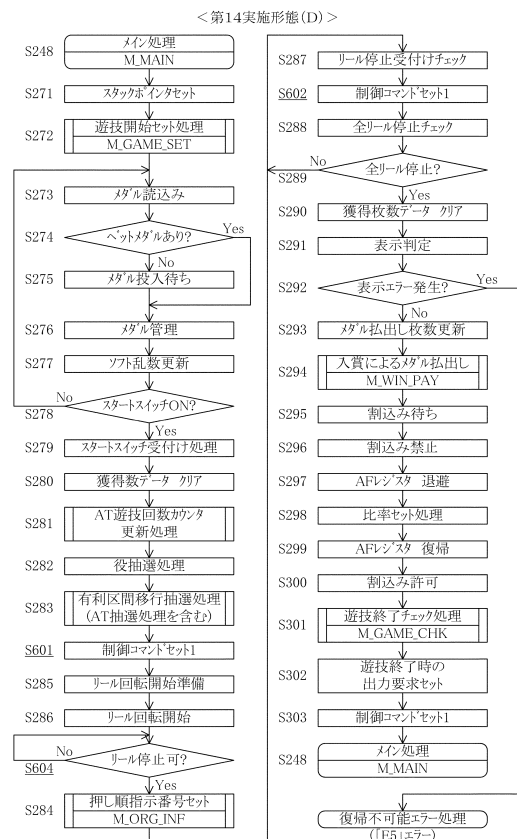
【図 67】



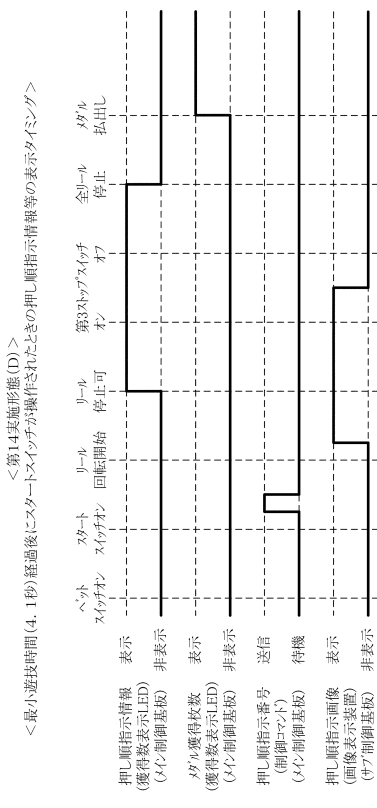
【図 68】



【図 69】



【図 70】



10

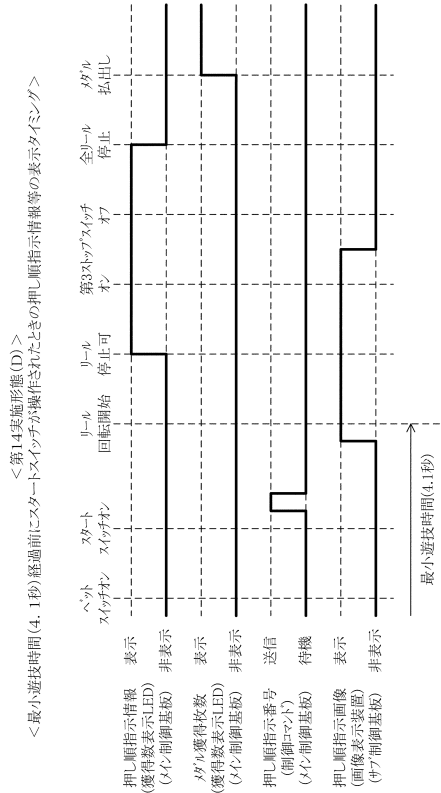
20

30

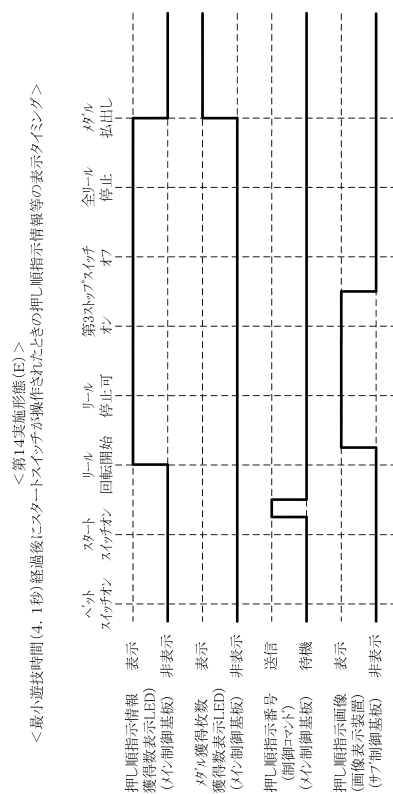
40

50

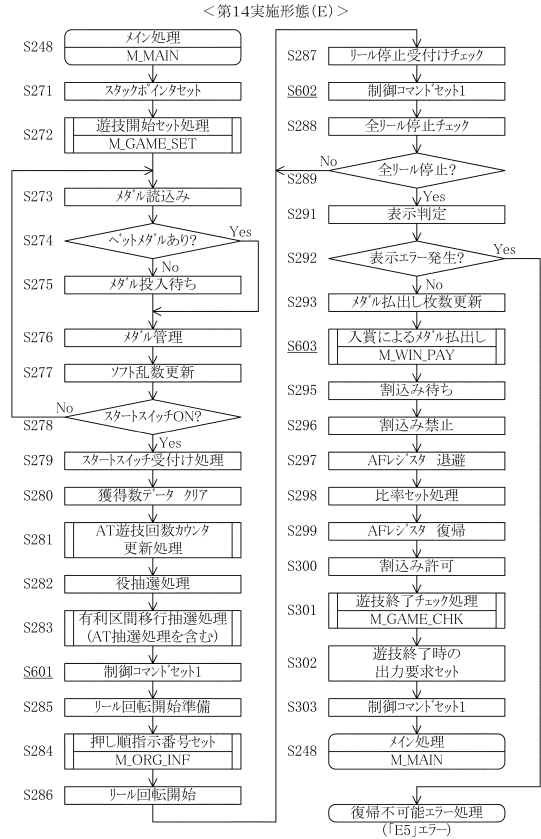
【図 7 1】



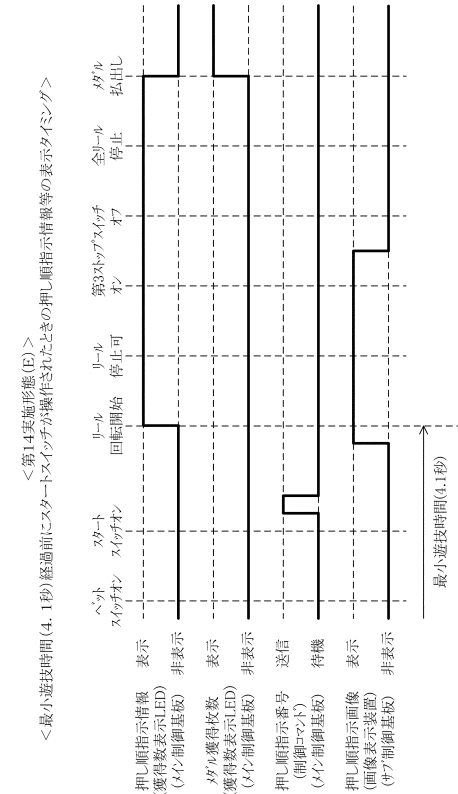
【図 7 3】



【図 7 2】



【図 7 4】



10

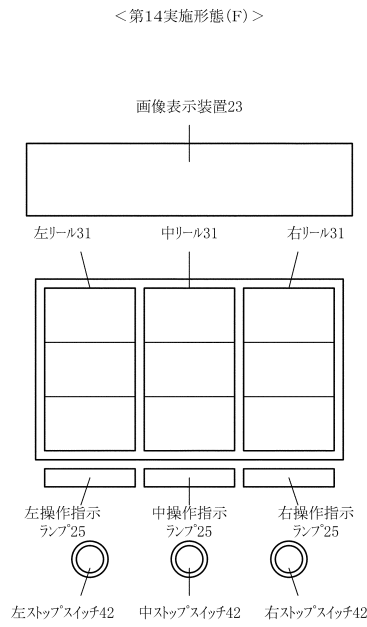
20

30

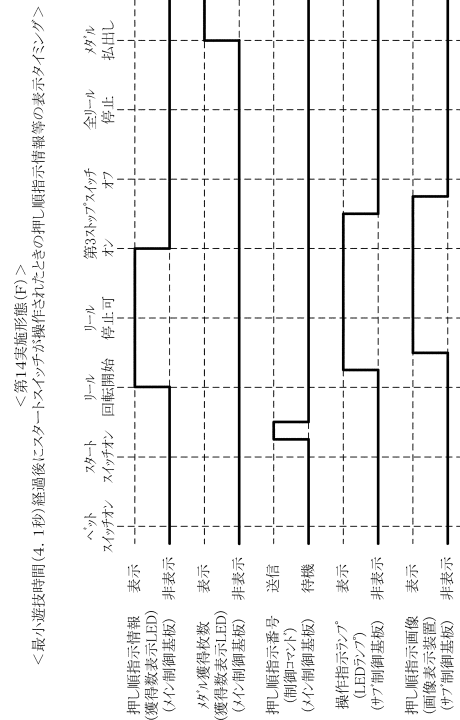
40

50

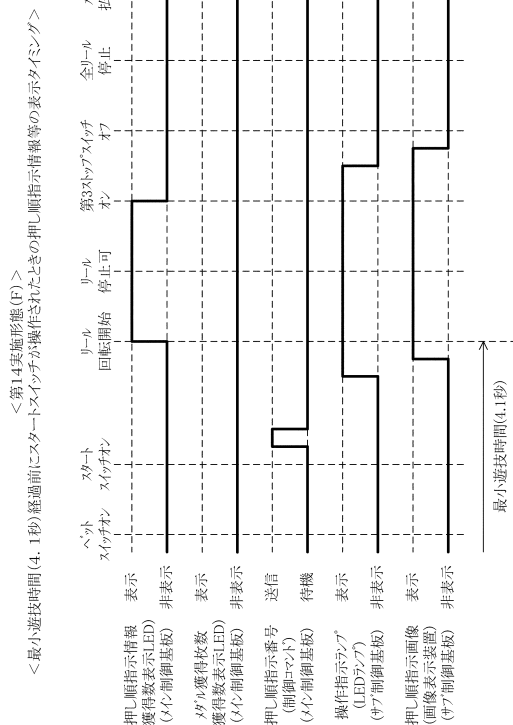
【図 7 5】



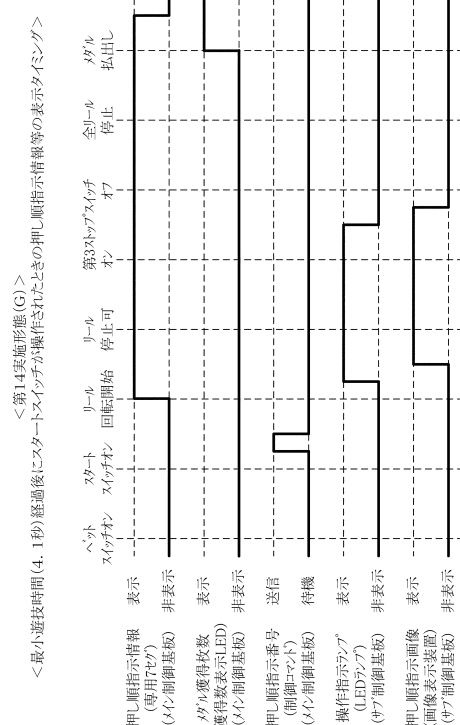
【図 7 6】



【図 7 7】



【図 7 8】



10

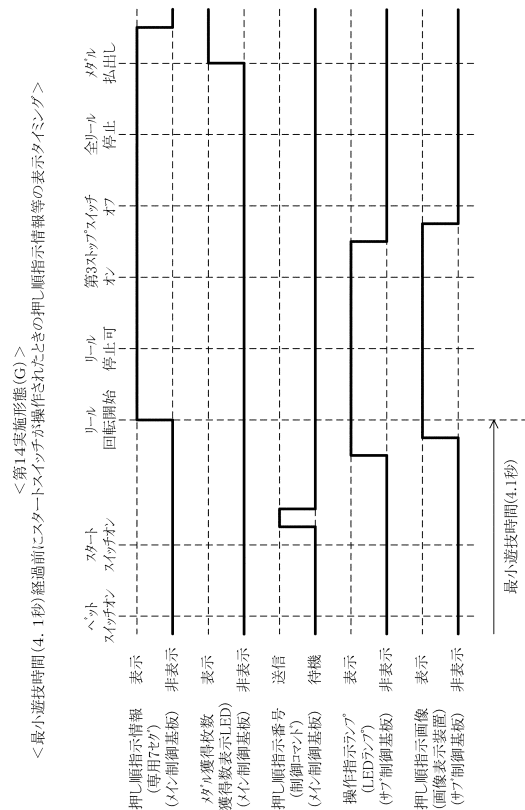
20

30

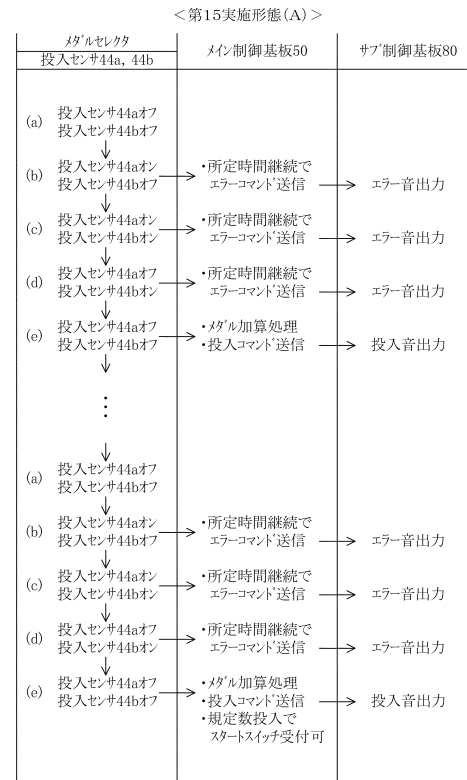
40

50

【圖 7 9】



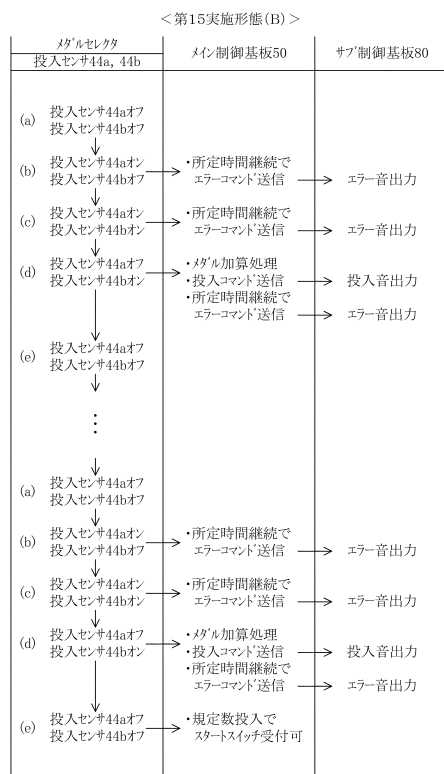
【圖 80】



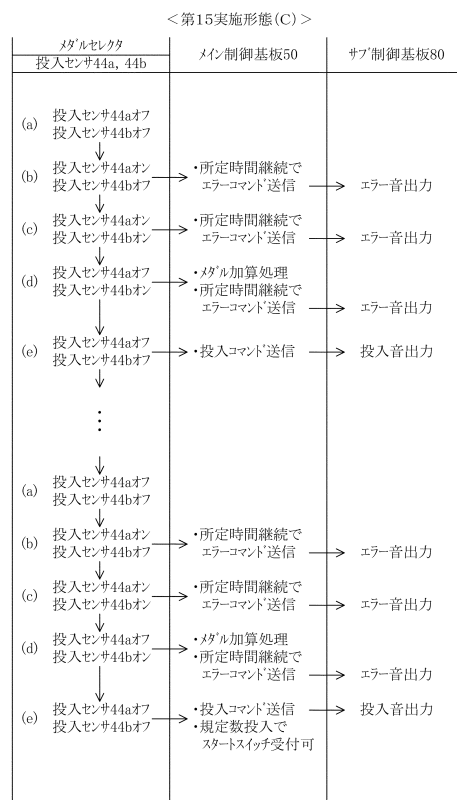
10

20

【図 8 1】



【圖 8 2】

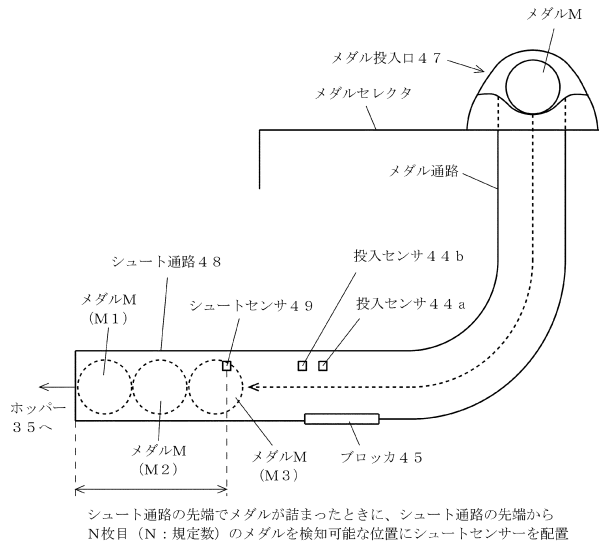


30

40

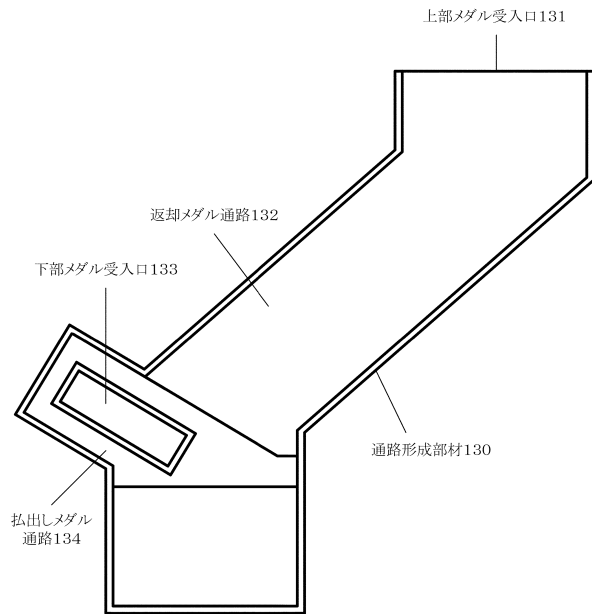
【図 8 3】

<第16実施形態>



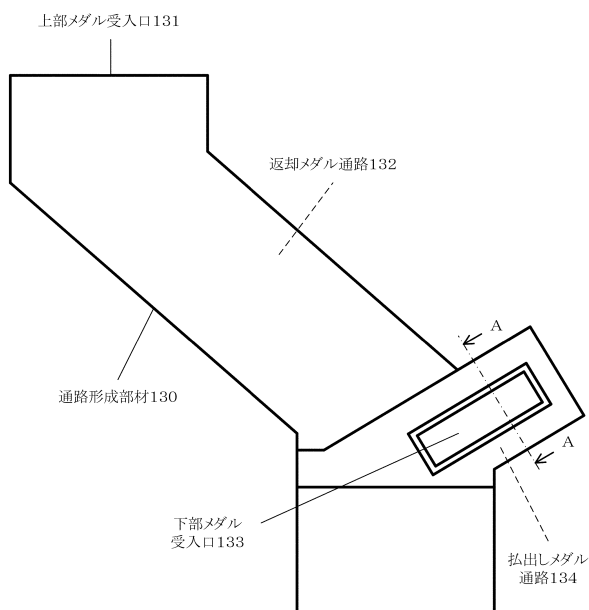
【図 8 4】

<第17実施形態>



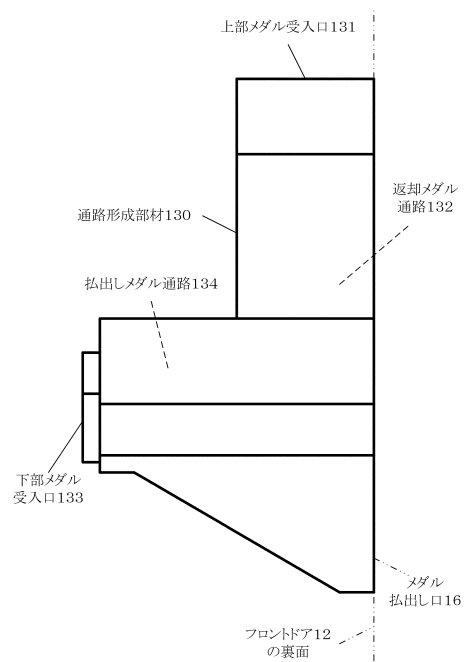
【図 8 5】

<第17実施形態>



【図 8 6】

<第17実施形態>



10

20

30

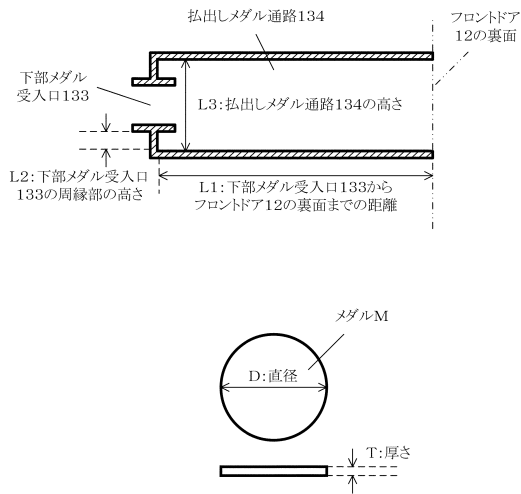
40

50

【図 8 7】

＜第17実施形態＞

図85のA-A矢視断面図



【圖 88】

＜第18実施形態＞

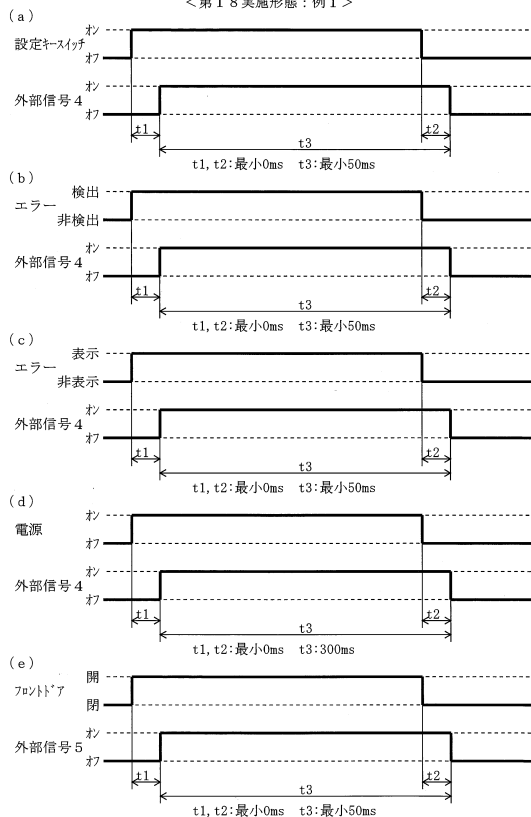
アドレス	内容	データ
F 0 0 A	入力ポート 0 レベルデータ	1:お 0:お
	D 0 設定スイッチ信号	1:お 0:お
	D 1 リセットスイッチ信号	1:お 0:お
	D 2 設定キースイッチ信号	1:お 0:お
	D 3 ドアスイッチ信号	1:お 0:お
	D 4 未使用	0
	D 5 未使用	0
	D 6 電源断検知信号	1:お 0:お
	D 7 満杯検知信号	1:お 0:お
F 0 1 3	電源断復帰時外部信号 4 出力時間 電源断から復帰したときの外部信号の出力時間を管理する ためのタイマ	0~136 (D)
F 0 1 4	外部信号 4 管理時間 外部信号 4 の出力時間を管理するためのタイマ	0~24 (D)
F 0 1 5	外部信号 5 管理時間 外部信号 5 の出力時間を管理するためのタイマ	0~24 (D)
F 0 5 1	エラー番号	
	エラー表示なし	00 (D)
	E 0 エラー	100 (D)
	E 1 エラー	101 (D)
	E 2 エラー	102 (D)
	E 3 エラー	103 (D)
	E 4 エラー	104 (D)
	E 5 エラー	105 (D)
	E 6 エラー	106 (D)
	E 7 エラー	107 (D)
F 2 9 4	エラー検出フラグ	
	D 0 E 7 エラー検出フラグ (今回)	1:お 0:お
	D 1 E 6 エラー検出フラグ (今回)	1:お 0:お
	D 2 E 5 エラー検出フラグ (今回)	1:お 0:お
	D 3 未使用	0
	D 4 未使用	0
	D 5 未使用	0
	D 6 未使用	0
	D 7 未使用	0

10

20

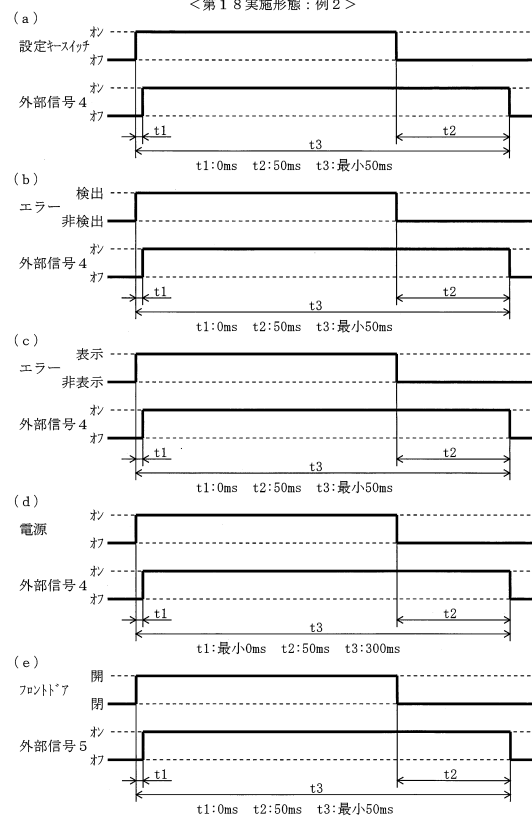
【圖 89】

＜第18實施形態：例1＞



【圖 90】

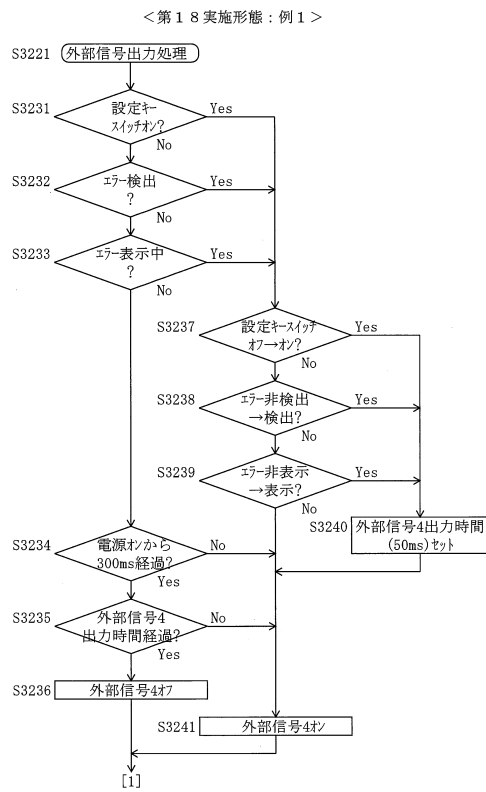
＜第18実施形態：例2＞



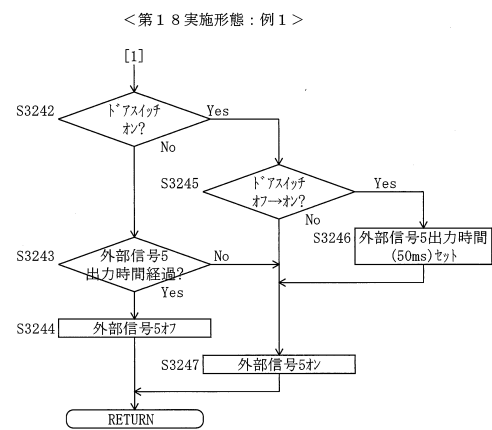
30

40

【図 9 1】



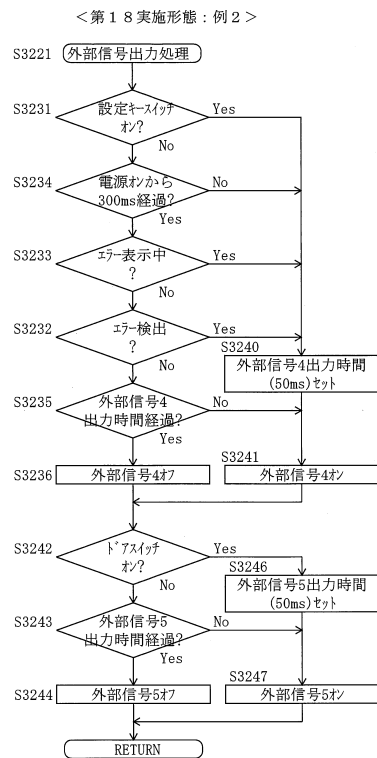
【図 9 2】



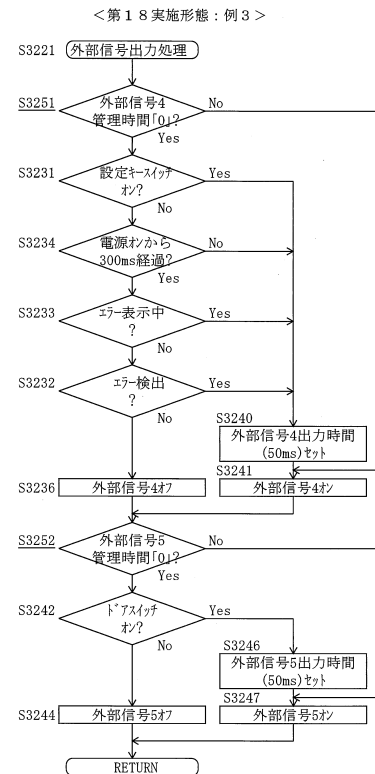
10

20

【図 9 3】



【図 9 4】

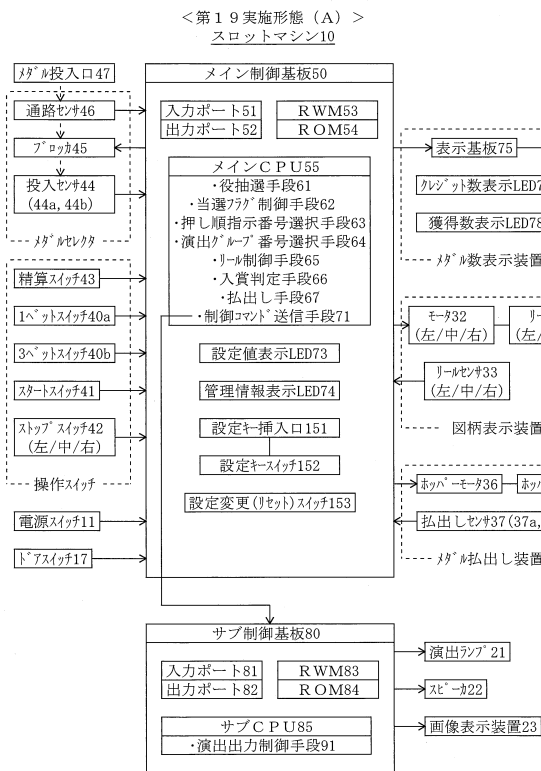


30

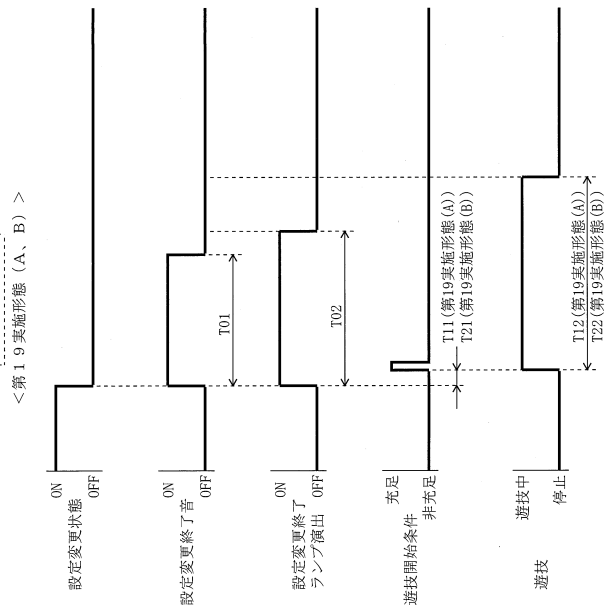
40

50

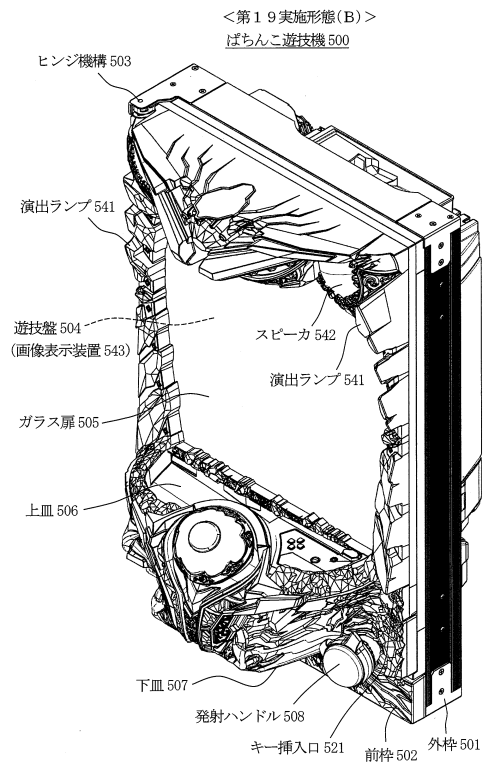
【図 9 5】



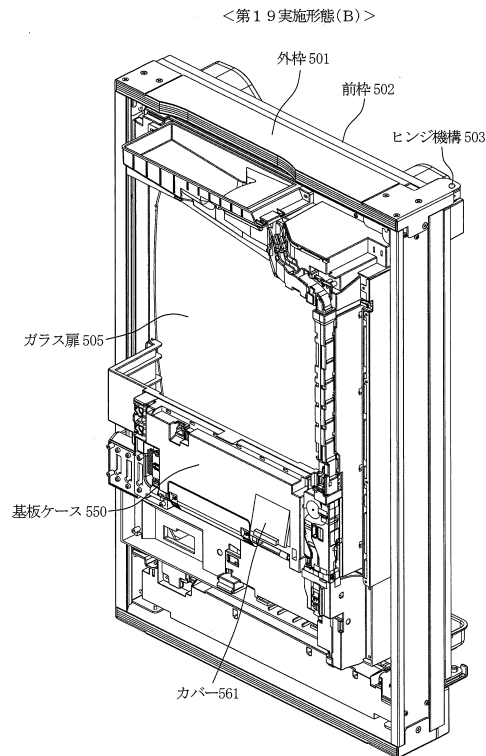
【図 9 6】



【図 9 7】



【図 9 8】



10

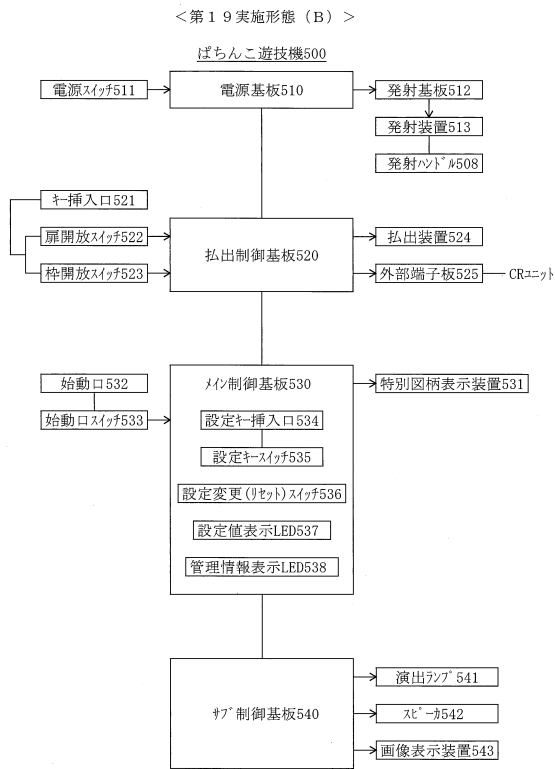
20

30

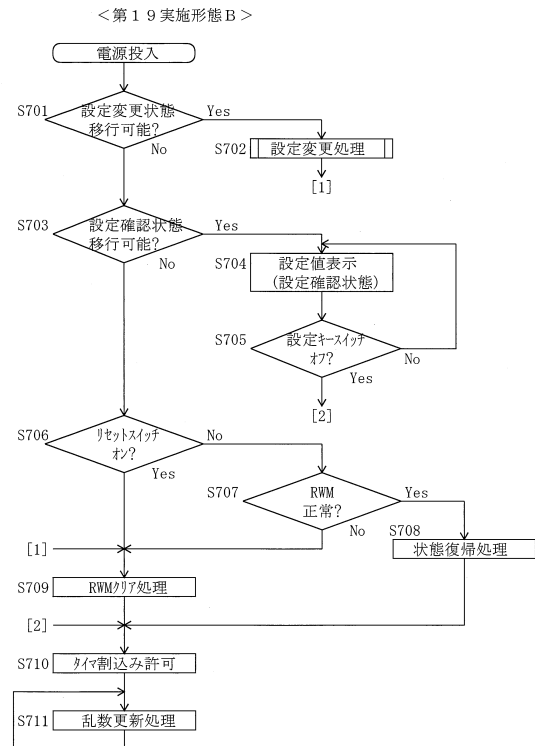
40

50

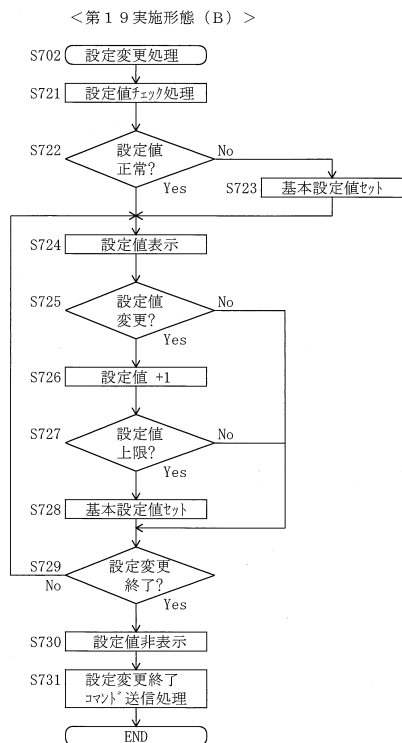
【図 9 9】



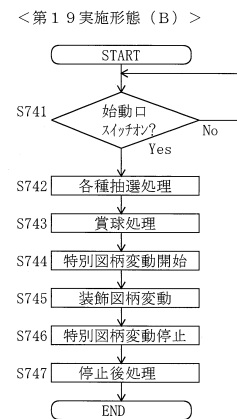
【図 100】



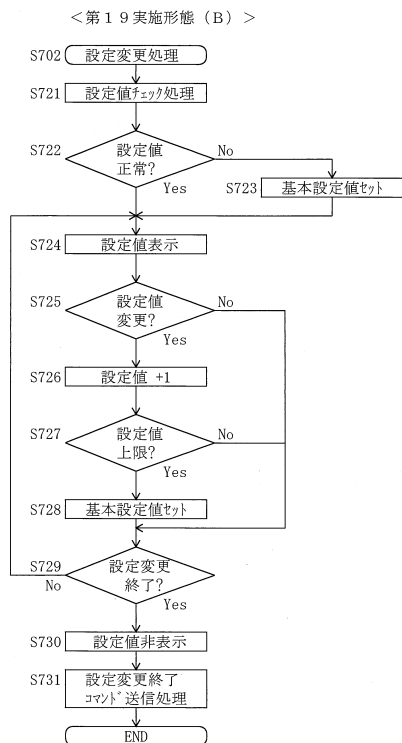
【図 101】



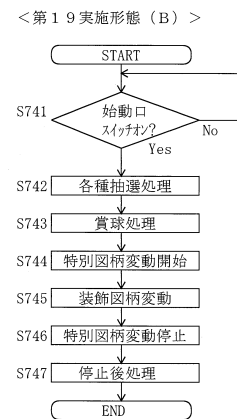
【図 102】



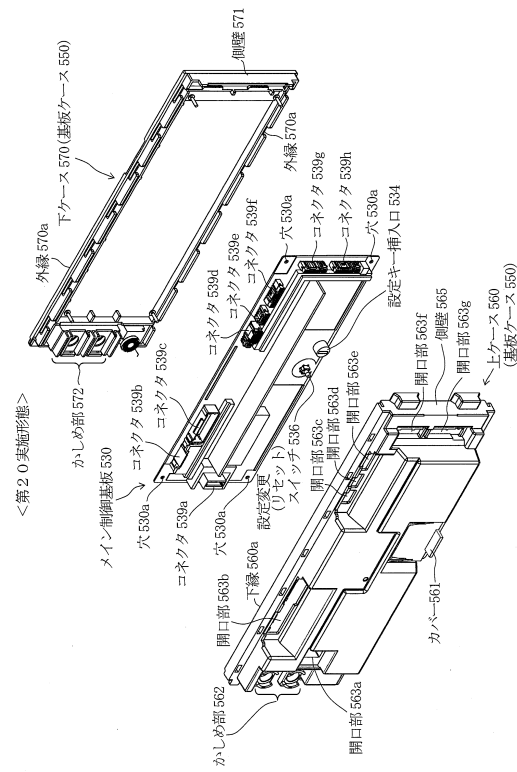
【図 101】



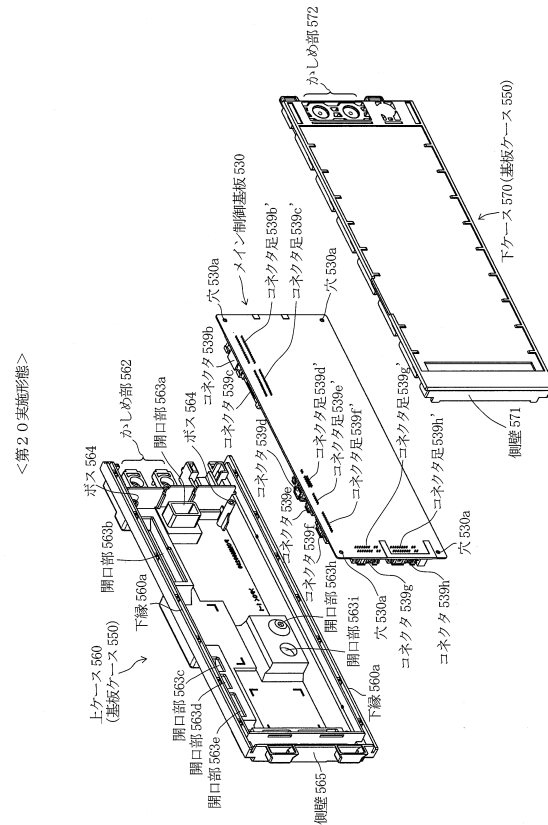
【図 102】



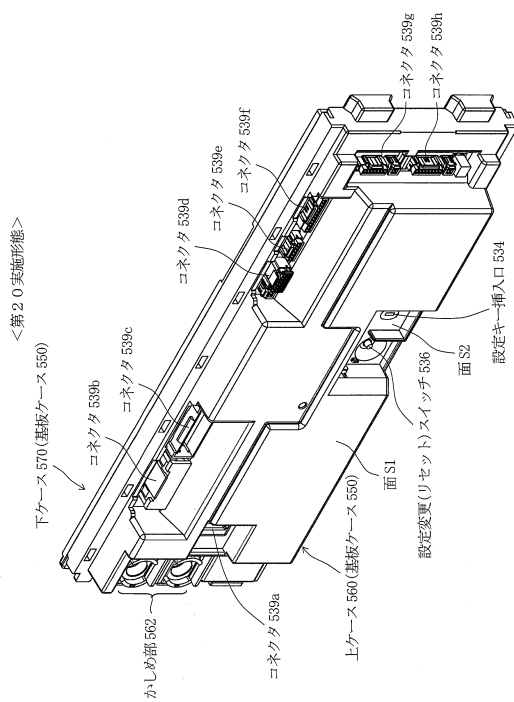
【図103】



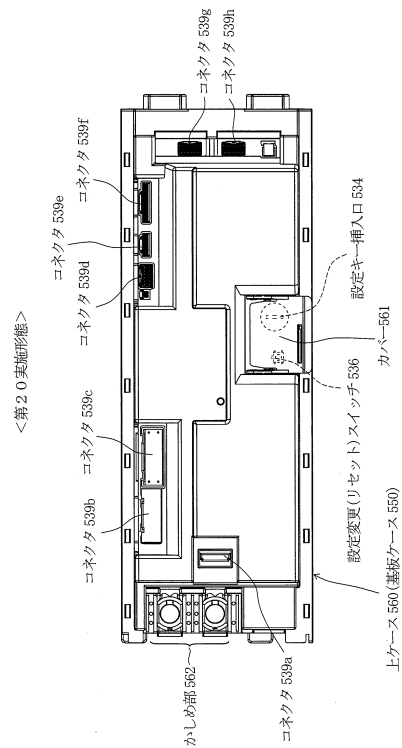
【図104】



【図105】



【図106】



10

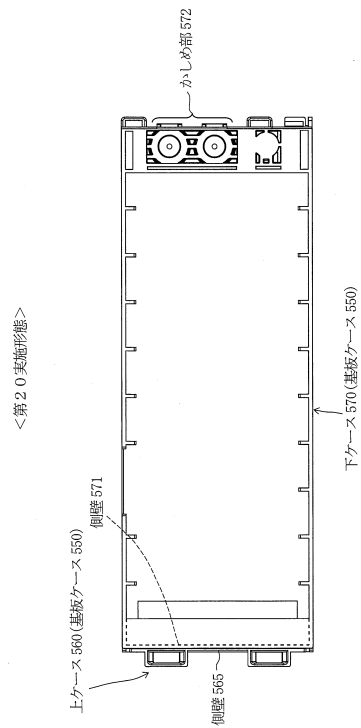
20

30

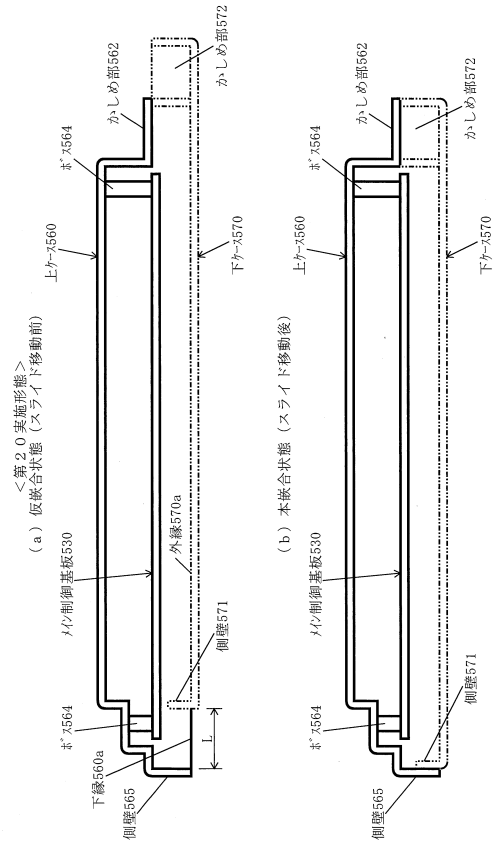
40

50

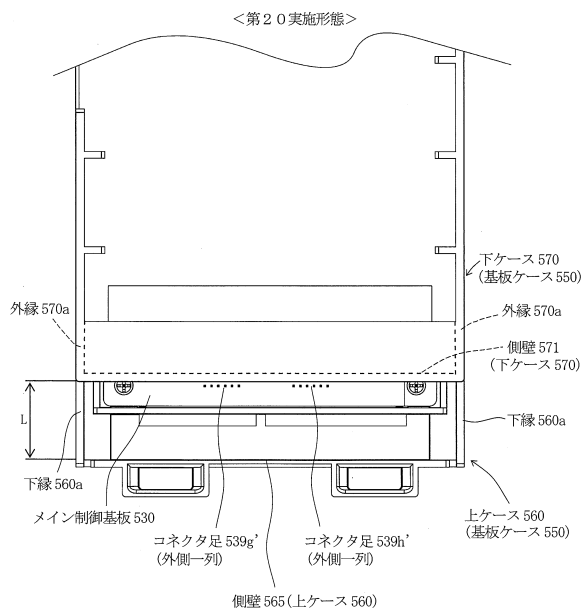
【図 107】



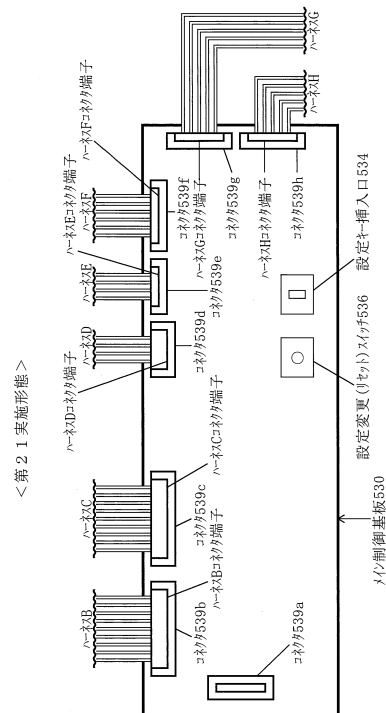
【図 108】



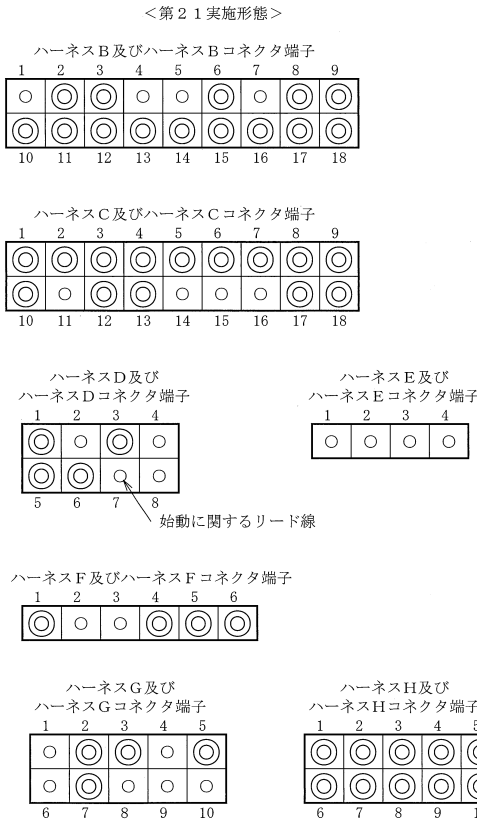
【図 109】



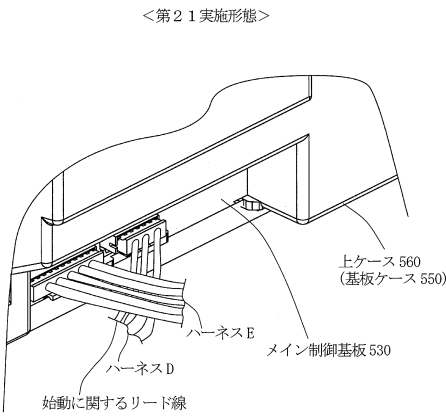
【図 1 1 0】



【図 1 1 1】



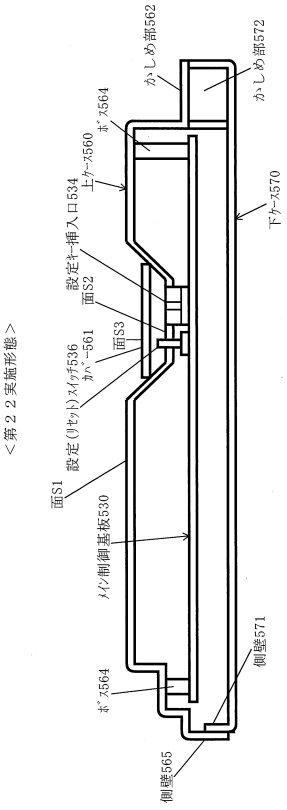
【図 1 1 2】



10

20

【図 1 1 3】



【図 1 1 4】

＜第 2 3 実施形態：図柄配列＞

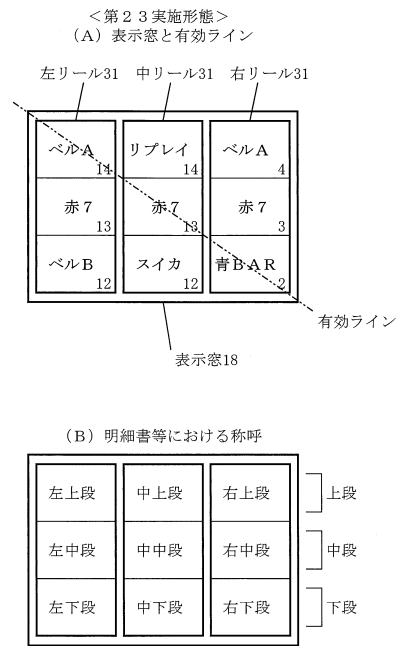
図柄番号	左リール31	中リール31	右リール31	逆回転時 図柄番号
0.	リプレイ	ベル A	ベル B	1 1.
1 9.	ベル A	リプレイ	ベル A	1 2.
1 8.	青 B A R	特図上	特図上	1 3.
1 7.	ベル B	スイカ	特図下	1 4.
1 6.	スイカ	チェリー	リプレイ	1 5.
1 5.	リプレイ	ベル A	ベル B	1 6.
1 4.	ベル A	リプレイ	ベル A	1 7.
1 3.	赤 7	赤 7	スイカ	1 8.
1 2.	ベル B	スイカ	青 B A R	1 9.
1 1.	スイカ	チェリー	リプレイ	0.
1 0.	リプレイ	ベル A	ベル B	1.
9.	ベル A	リプレイ	ベル A	2.
8.	特図上	青 B A R	黒 B A R	3.
7.	特図下	ベル B	青 B A R	4.
6.	スイカ	チェリー	リプレイ	5.
5.	リプレイ	ベル A	ベル B	6.
4.	ベル A	リプレイ	ベル A	7.
3.	黒 B A R	黒 B A R	赤 7	8.
2.	チェリー	スイカ	青 B A R	9.
1.	スイカ	チェリー	リプレイ	1 0.

30

40

50

【図 1 1 5】



【図 1 1 6】

<第 2 3 実施形態>
役の図柄組合せ及び払出し枚数等 (1)
3 枚 (1) : 役物未作動時
3 枚 (2) : 1 B B 作動中の R B 未作動時
3 枚 (3) : 1 B B 作動中の R B 作動時

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
001	青BAR	青BAR	青BAR	1 B B	1 B B	—	—
002	青BAR	青BAR	黒BAR	R B A	—	R B	—
003	青BAR	青BAR	赤7	R B B	—	R B	—
004	青BAR	青BAR	スイカ	R B C	—	R B	—
005	青BAR	青BAR	特図上	R B D	—	R B	—
006	青BAR	黒BAR	黒BAR	R B E	—	R B	—
007	青BAR	黒BAR	赤7	R B F	—	R B	—
008	青BAR	黒BAR	スイカ	R B G	—	R B	—
009	青BAR	黒BAR	特図上	R B H	—	R B	—
010	青BAR	赤7	黒BAR	R B I	—	R B	—
011	青BAR	赤7	赤7	R B J	—	R B	—
012	青BAR	赤7	スイカ	R B K	—	R B	—
013	青BAR	赤7	特図上	R B L	—	R B	—
014	青BAR	特図上	黒BAR	R B M	—	R B	—
015	青BAR	特図上	赤7	R B N	—	R B	—
016	青BAR	特図上	スイカ	R B O	—	R B	—
017	青BAR	特図上	特図上	R B P	—	R B	—

【図 1 1 7】

<第 2 3 実施形態>
役の図柄組合せ及び払出し枚数等 (2)

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
018	リプレイ	青BAR	ベルA	リプレイ01	再遊技	再遊技	—
019	リプレイ	黒BAR	ベルA	リプレイ01	再遊技	再遊技	—
020	リプレイ	赤7	ベルA	リプレイ01	再遊技	再遊技	—
021	リプレイ	特図上	ベルA	リプレイ01	再遊技	再遊技	—
022	リプレイ	リプレイ	リプレイ	リプレイ02	再遊技	—	—
023	ベルA	赤7	リプレイ	リプレイ03	再遊技	—	—
024	ベルA	赤7	ベルB	リプレイ03	再遊技	—	—
025	ベルA	チェリー	リプレイ	リプレイ03	再遊技	—	—
026	ベルA	チェリー	ベルB	リプレイ03	再遊技	—	—
027	黒BAR	赤7	リプレイ	リプレイ04	再遊技	—	—
028	黒BAR	赤7	ベルB	リプレイ04	再遊技	—	—
029	黒BAR	チェリー	リプレイ	リプレイ04	再遊技	—	—
030	黒BAR	チェリー	ベルB	リプレイ04	再遊技	—	—
031	特図上	リプレイ	ベルA	リプレイ05	再遊技	—	—
032	スイカ	リプレイ	黒BAR	リプレイ06	再遊技	—	—
033	スイカ	リプレイ	赤7	リプレイ06	再遊技	—	—
034	スイカ	リプレイ	スイカ	リプレイ06	再遊技	—	—
035	スイカ	リプレイ	特図上	リプレイ06	再遊技	—	—
036	スイカ	スイカ	黒BAR	リプレイ06	再遊技	—	—
037	スイカ	スイカ	赤7	リプレイ06	再遊技	—	—
038	スイカ	スイカ	スイカ	リプレイ06	再遊技	—	—
039	スイカ	スイカ	特図上	リプレイ06	再遊技	—	—
040	リプレイ	リプレイ	ベルA	リプレイ07	再遊技	—	—
041	特図上	リプレイ	リプレイ	リプレイ08	再遊技	—	—
042	ベルA	赤7	青BAR	リプレイ09	再遊技	—	—
043	ベルA	赤7	特図下	リプレイ09	再遊技	—	—
044	ベルA	チェリー	青BAR	リプレイ09	再遊技	—	—
045	ベルA	チェリー	特図下	リプレイ09	再遊技	—	—
046	リプレイ	赤7	ベルB	リプレイ10	再遊技	—	—
047	リプレイ	チェリー	ベルB	リプレイ10	再遊技	—	—

【図 1 1 8】

<第 2 3 実施形態>
役の図柄組合せ及び払出し枚数等 (3)

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
048	スイカ	チェリー	ベルA	小役01	1 5	1 5	1 5
049	スイカ	ベルA	青BAR	小役02	1 5	1 5	1 5
050	スイカ	ベルA	特図下	小役02	1 5	1 5	1 5
051	ベルA	ベルA	ベルA	小役03	1 5	1 5	1 5
052	スイカ	ベルA	ベルA	小役04	1 5	1 5	1 5
053	ベルA	リプレイ	青BAR	小役05	1 5	1 5	1 5
054	ベルA	リプレイ	特図下	小役05	1 5	1 5	1 5
055	ベルA	ベルA	青BAR	小役06	1 5	1 5	1 5
056	ベルA	ベルA	特図下	小役06	1 5	1 5	1 5
057	スイカ	チェリー	ベルB	小役07	1 5	1 5	1 5
058	スイカ	ベルA	黒BAR	小役08	1 5	1 5	1 5
059	スイカ	ベルA	赤7	小役08	1 5	1 5	1 5
060	スイカ	ベルA	スイカ	小役08	1 5	1 5	1 5
061	スイカ	ベルA	特図上	小役08	1 5	1 5	1 5
062	ベルA	ベルA	ベルB	小役09	1 5	1 5	1 5
063	スイカ	ベルA	ベルB	小役10	1 5	1 5	1 5
064	ベルA	リプレイ	黒BAR	小役11	1 5	1 5	1 5
065	ベルA	リプレイ	赤7	小役11	1 5	1 5	1 5
066	ベルA	リプレイ	スイカ	小役11	1 5	1 5	1 5
067	ベルA	リプレイ	特図上	小役11	1 5	1 5	1 5
068	ベルA	ベルA	黒BAR	小役12	1 5	1 5	1 5
069	ベルA	ベルA	赤7	小役12	1 5	1 5	1 5
070	ベルA	ベルA	スイカ	小役12	1 5	1 5	1 5
071	ベルA	ベルA	特図上	小役12	1 5	1 5	1 5

10

20

30

40

50

【図 1 1 9】

<第 2 3 実施形態>

役の図柄組合せ及び払出し枚数等 (4)

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
072	赤 7	ベル A	ベル A	小役 1 3	3	3	3
073	赤 7	ベル A	ベル B	小役 1 3	3	3	3
074	リプレイ	ベル A	ベル A	小役 1 4	3	3	3
075	リプレイ	ベル A	ベル B	小役 1 4	3	3	3
076	黒 BAR	ベル A	ベル B	小役 1 5	3	3	3
077	リプレイ	青 BAR	青 BAR	小役 1 6	3	3	3
078	リプレイ	黒 BAR	青 BAR	小役 1 6	3	3	3
079	リプレイ	赤 7	青 BAR	小役 1 6	3	3	3
080	リプレイ	特図上	青 BAR	小役 1 6	3	3	3
081	スイカ	赤 7	リプレイ	小役 1 7	3	3	3
082	スイカ	リプレイ	リプレイ	小役 1 7	3	3	3
083	スイカ	チェリー	青 BAR	小役 1 8	3	3	3
084	スイカ	チェリー	特図下	小役 1 8	3	3	3
085	赤 7	ベル A	特図下	小役 1 9	3	3	3
086	リプレイ	ベル A	特図下	小役 1 9	3	3	3
087	リプレイ	ベル B	青 BAR	小役 2 0	3	3	3
088	リプレイ	ベル B	特図下	小役 2 0	3	3	3
089	赤 7	青 BAR	青 BAR	小役 2 1	3	3	3
090	赤 7	黒 BAR	青 BAR	小役 2 1	3	3	3
091	赤 7	赤 7	青 BAR	小役 2 1	3	3	3
092	赤 7	特図上	青 BAR	小役 2 1	3	3	3
093	赤 7	ベル A	黒 BAR	小役 2 2	3	3	3
094	赤 7	ベル A	赤 7	小役 2 2	3	3	3
095	赤 7	ベル A	スイカ	小役 2 2	3	3	3
096	赤 7	ベル A	特図上	小役 2 2	3	3	3
097	リプレイ	ベル A	黒 BAR	小役 2 3	3	3	3
098	リプレイ	ベル A	赤 7	小役 2 3	3	3	3
099	リプレイ	ベル A	スイカ	小役 2 3	3	3	3
100	リプレイ	ベル A	特図上	小役 2 3	3	3	3
101	赤 7	リプレイ	特図下	小役 2 4	3	3	3
102	リプレイ	リプレイ	特図下	小役 2 4	3	3	3

【図 1 2 0】

<第 2 3 実施形態>

役の図柄組合せ及び払出し枚数等 (5)

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
103	リプレイ	青 BAR	黒 BAR	小役 2 5	1	1	1
104	リプレイ	青 BAR	赤 7	小役 2 5	1	1	1
105	リプレイ	青 BAR	スイカ	小役 2 5	1	1	1
106	リプレイ	青 BAR	特図上	小役 2 5	1	1	1
107	リプレイ	黒 BAR	黒 BAR	小役 2 5	1	1	1
108	リプレイ	黒 BAR	赤 7	小役 2 5	1	1	1
109	リプレイ	黒 BAR	スイカ	小役 2 5	1	1	1
110	リプレイ	黒 BAR	特図上	小役 2 5	1	1	1
111	リプレイ	赤 7	黒 BAR	小役 2 5	1	1	1
112	リプレイ	赤 7	赤 7	小役 2 5	1	1	1
113	リプレイ	赤 7	スイカ	小役 2 5	1	1	1
114	リプレイ	赤 7	特図上	小役 2 5	1	1	1
115	リプレイ	特図上	黒 BAR	小役 2 5	1	1	1
116	リプレイ	特図上	赤 7	小役 2 5	1	1	1
117	リプレイ	特図上	スイカ	小役 2 5	1	1	1
118	リプレイ	特図上	特図上	小役 2 5	1	1	1
119	スイカ	青 BAR	青 BAR	小役 2 6	1	1	1
120	スイカ	黒 BAR	青 BAR	小役 2 6	1	1	1
121	スイカ	赤 7	青 BAR	小役 2 6	1	1	1
122	スイカ	特図上	青 BAR	小役 2 6	1	1	1

10

20

【図 1 2 1】

<第 2 3 実施形態>

役の図柄組合せ及び払出し枚数等 (6)

役 番号	図柄組合せ			名称	規定数及び遊技状態		
	左リール	中リール	右リール		3枚(1)	3枚(2)	3枚(3)
123	チェリー	青 BAR	青 BAR	小役 2 7	1	1	1
124	チェリー	黒 BAR	青 BAR	小役 2 7	1	1	1
125	チェリー	赤 7	青 BAR	小役 2 7	1	1	1
126	チェリー	特図上	青 BAR	小役 2 7	1	1	1
127	スイカ	ベル B	ベル A	小役 2 8	1	1	1
128	スイカ	スイカ	ベル A	小役 2 8	1	1	1
129	スイカ	チェリー	黒 BAR	小役 2 9	1	1	1
130	スイカ	チェリー	赤 7	小役 2 9	1	1	1
131	スイカ	チェリー	スイカ	小役 2 9	1	1	1
132	スイカ	チェリー	特図上	小役 2 9	1	1	1
133	チェリー	チェリー	スイカ	小役 3 0	1	1	1
134	チェリー	チェリー	特図上	小役 3 0	1	1	1
135	赤 7	ベル A	リプレイ	小役 3 1	1	1	1
136	リプレイ	ベル A	リプレイ	小役 3 1	1	1	1
137	赤 7	ベル A	青 BAR	小役 3 2	1	1	1
138	リプレイ	ベル A	青 BAR	小役 3 2	1	1	1
139	チェリー	チェリー	黒 BAR	小役 3 3	1	1	1
140	チェリー	チェリー	赤 7	小役 3 3	1	1	1
141	青 BAR	ベル A	ベル A	小役 3 4	—	—	1

【図 1 2 2】

<第 2 3 実施形態>

条件装置 (1)

役物条件装置

番号	名称	当選役	備考
1	1 B B 条件装置	1 B B	1 7 0 枚を超えるメダルの獲得で終了 1 2 回の遊技若しくは 8 回の入賞、 又は 1 B B 条件装置の作動終了により 終了
2	R B A 条件装置	R B A	
3	R B B 条件装置	R B B	
4	R B C 条件装置	R B C	
5	R B D 条件装置	R B D	
6	R B E 条件装置	R B E	
7	R B F 条件装置	R B F	
8	R B G 条件装置	R B G	
9	R B H 条件装置	R B H	
1 0	R B I 条件装置	R B I	
1 1	R B J 条件装置	R B J	
1 2	R B K 条件装置	R B K	
1 3	R B L 条件装置	R B L	
1 4	R B M 条件装置	R B M	
1 5	R B N 条件装置	R B N	
1 6	R B O 条件装置	R B O	
1 7	R B P 条件装置	R B P	

30

40

50

【図 1 2 3】

<第 2 3 実施形態>
条件装置 (2)

入賞及びリプレイ条件装置 (1)

番号	名称	当選役	備考
1	リプレイ A 条件装置	リプレイ 0 1	上段リプレイ
2	リプレイ B 条件装置	リプレイ 0 1 リプレイ 0 2	右下がりリプレイ
3	リプレイ C 条件装置	リプレイ 0 1 リプレイ 0 3 リプレイ 1 0	弱チェリー
4	リプレイ D 1 条件装置	リプレイ 0 1 リプレイ 0 3 リプレイ 0 4 リプレイ 1 0	強チェリー 1
5	リプレイ D 2 条件装置	リプレイ 0 1 リプレイ 0 2 リプレイ 0 3 リプレイ 0 4 リプレイ 1 0	強チェリー 2
6	リプレイ D 3 条件装置	リプレイ 0 1 リプレイ 0 3 リプレイ 0 4 リプレイ 0 5 リプレイ 1 0	強チェリー 3
7	リプレイ E 条件装置	リプレイ 0 1 リプレイ 0 6	スイカ
8	リプレイ F 条件装置	リプレイ 0 1 リプレイ 0 7	チャンス目
9	リプレイ G 条件装置	リプレイ 0 1 リプレイ 0 8 リプレイ 0 9	超強チェリー

【図 1 2 4】

<第 2 3 実施形態>
条件装置 (3)

入賞及びリプレイ条件装置 (2)

番号	名称	当選役	備考 (押し順と表示役)
1 0	小役 A 1 条件装置 (123正解 [^] #A)	小役 0 1 小役 1 3 小役 1 4 小役 1 5 小役 1 6 小役 1 7	① 1 B B 遊技の一般遊技中 a) 押し順 1 2 3 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚
1 1	小役 A 2 条件装置 (132正解 [^] #A)	小役 0 2 小役 1 3 小役 1 4 小役 1 6 小役 1 8 小役 2 1	① 1 B B 遊技の一般遊技中 a) 押し順 1 3 2 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚
1 2	小役 A 3 条件装置 (213正解 [^] #A)	小役 0 3 小役 1 6 小役 2 2 小役 2 3	① 1 B B 遊技の一般遊技中 a) 押し順 2 1 3 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚
1 3	小役 A 4 条件装置 (231正解 [^] #A)	小役 0 4 小役 1 6 小役 2 2 小役 2 3	① 1 B B 遊技の一般遊技中 a) 押し順 2 3 1 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚
1 4	小役 A 5 条件装置 (312正解 [^] #A)	小役 0 5 小役 1 3 小役 1 4 小役 1 6 小役 1 9 小役 2 0 小役 2 1	① 1 B B 遊技の一般遊技中 a) 押し順 3 1 2 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚
1 5	小役 A 6 条件装置 (321正解 [^] #A)	小役 0 6 小役 1 6 小役 2 0 小役 2 1 小役 2 2 小役 2 3 小役 2 4	① 1 B B 遊技の一般遊技中 a) 押し順 3 2 1 : 1 5 枚 b) 他の押し順: 3 枚 ② その他状態 3 枚

10

20

【図 1 2 5】

<第 2 3 実施形態>
条件装置 (4)

入賞及びリプレイ条件装置 (3)

番号	名称	当選役	備考 (押し順と表示役)
1 6	小役 B 1 条件装置 (123正解 [^] #B)	小役 0 7 小役 2 5 小役 2 6 小役 2 8	① 1 B B 遊技の一般遊技中かつ S R B 内部中 a) 押し順 1 2 3 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
1 7	小役 B 2 条件装置 (132正解 [^] #B)	小役 0 8 小役 2 5 小役 2 6 小役 2 7 小役 2 9 小役 3 0	① 1 B B 遊技の一般遊技中かつ S R B 内 部中 a) 押し順 1 3 2 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
1 8	小役 B 3 条件装置 (213正解 [^] #B)	小役 0 9 小役 2 5 小役 2 6 小役 3 1	① 1 B B 遊技の一般遊技中かつ S R B 内部中 a) 押し順 2 1 3 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
1 9	小役 B 4 条件装置 (231正解 [^] #B)	小役 1 0 小役 2 5 小役 2 6 小役 3 1 小役 3 2	① 1 B B 遊技の一般遊技中かつ S R B 内部中 a) 押し順 2 3 1 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
2 0	小役 B 5 条件装置 (312正解 [^] #B)	小役 1 1 小役 2 5 小役 2 6 小役 2 7 小役 2 9 小役 3 0 小役 3 3	① 1 B B 遊技の一般遊技中かつ S R B 内部中 a) 押し順 3 1 2 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
2 1	小役 B 6 条件装置 (321正解 [^] #B)	小役 1 2 小役 2 5 小役 2 6 小役 2 7 小役 2 9 小役 3 0	① 1 B B 遊技の一般遊技中かつ S R B 内部中 a) 押し順 3 2 1 : 1 5 枚 b) 他の押し順: 1 枚 ② その他状態 1 枚
2 2	小役 C 条件装置	小役 0 1 ~ 1 2 小役 1 6	R B 遊技中 1 5 枚役
2 3	小役 D 条件装置	小役 1 3 ~ 2 4	R B 遊技中 3 枚役
2 4	小役 E 条件装置	小役 2 5 ~ 3 4	R B 遊技中 1 枚役

【図 1 2 6】

<第 2 3 実施形態>
置数表: 非 R T

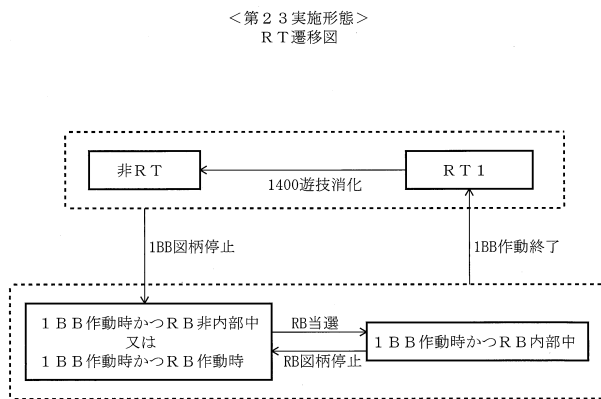
当選 番号	入賞・リプレイ条件装置 番号	名称	役物条件装置 番号	名称	抽選	置数 設定1	設定2	設定3	設定4	設定5	設定6
1	1	リプレイ A			○	4338	4338	4338	4338	4338	4338
2	2	リプレイ B			○	2066	2066	2066	2066	2066	2066
3	3	リプレイ C			○	940	940	940	950	950	960
4	4	リプレイ D 1			○	160	160	160	160	160	160
5	5	リプレイ D 2			○	4	4	4	4	4	4
6	6	リプレイ D 3			○	20	20	20	20	20	20
7	7	リプレイ E			○	650	650	650	650	660	670
8	8	リプレイ F			○	800	800	800	800	800	800
9	9	リプレイ G			○	4	4	4	4	4	4
10	10	小役 A 1			○	2800	2840	2880	2980	3040	3100
11	11	小役 A 2			○	2800	2840	2880	2980	3040	3100
12	12	小役 A 3			○	2800	2840	2880	2980	3040	3100
13	13	小役 A 4			○	2800	2840	2880	2980	3040	3100
14	14	小役 A 5			○	2800	2840	2880	2980	3040	3100
15	15	小役 A 6			○	2800	2840	2880	2980	3040	3100
16	16	小役 B 1			○	3304	3264	3224	3124	3064	3004
17	17	小役 B 2			○	3304	3264	3224	3124	3064	3004
18	18	小役 B 3			○	3304	3264	3224	3124	3064	3004
19	19	小役 B 4			○	3304	3264	3224	3124	3064	3004
20	20	小役 B 5			○	3304	3264	3224	3124	3064	3004
21	21	小役 B 6			○	3304	3264	3224	3124	3064	3004
22	22	小役 C			×	0	0	0	0	0	0
23	23	小役 D			×	0	0	0	0	0	0
24	24	小役 E			×	0	0	0	0	0	0
25		1 1 B B			○	19930	19930	19930	19930	19930	19930
26		2 R B A			×	0	0	0	0	0	0
27		3 R B B			×	0	0	0	0	0	0
28		4 R B C			×	0	0	0	0	0	0
29		5 R B D			×	0	0	0	0	0	0
30		6 R B E			×	0	0	0	0	0	0
31		7 R B F			×	0	0	0	0	0	0
32		8 R B G			×	0	0	0	0	0	0
33		9 R B H			×	0	0	0	0	0	0
34		10 R B I			×	0	0	0	0	0	0
35		11 R B J			×	0	0	0	0	0	0
36		12 R B K			×	0	0	0	0	0	0
37		13 R B L			×	0	0	0	0	0	0
38		14 R B M			×	0	0	0	0	0	0
39		15 R B N			×	0	0	0	0	0	0
40		16 R B O			×	0	0	0	0	0	0
41		17 R B P			×	0	0	0	0	0	0

30

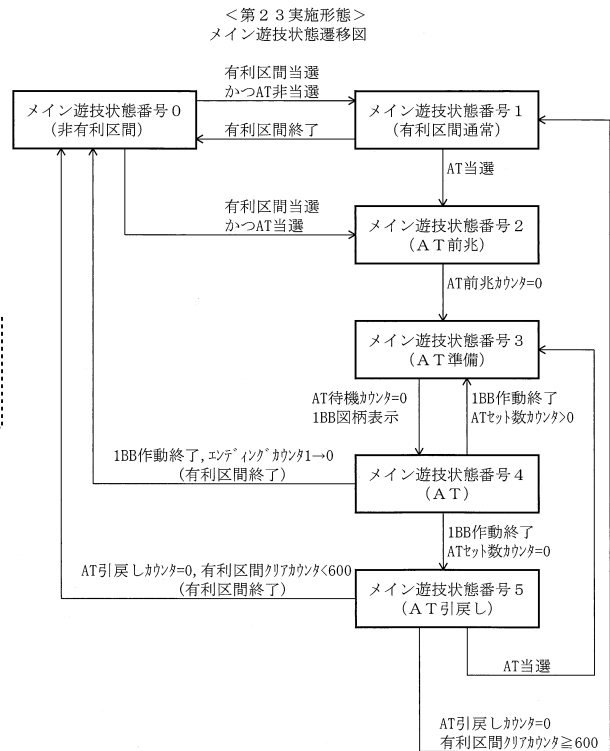
40

50

【図 1 3 1】



【図 1 3 2】



【図 1 3 3】

＜第 2 3 実施形態＞
RWMの内容 (1)

アドレス	RWM名称	内容	データ
F009 (1)	_NB_RT_STS	RT状態番号 RT状態を管理するための番号	0:非RT 1:RT1
F00A (2)	_CT_RT_GAME	RT遊技回数 RT1の遊技回数をカウントするカウンタ	0~1400(D)
F00D (1)	_NB_CND_BNS	役物条件装置番号 役物条件装置の作動状態を管理する番号	0~17(D)
F00E (1)	_CT_BIG_PAY	1BB作動時の獲得可能枚数 1BB遊技中の獲得枚数カウンタ	0~170(D)
F00F (1)	_CT_BONUS_PLAY	RB作動時の遊技回数 RB遊技中の遊技回数カウンタ	0~12(D)
F010 (1)	_CT_BONUS_WIN	RB作動時の入賞回数 RB遊技中の入賞回数カウンタ	0~8(D)
F012 (1)	_PT_IN_A_LV	入力ポートレベルデータA D0 左ストップスイッチ信号 D1 中ストップスイッチ信号 D2 右ストップスイッチ信号 D3 省略 D4 省略 D5 省略 D6 スタートスイッチ信号 D7 省略	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ
F015 (1)	_PT_IN_A_BK	入力ポートレベルデータA (前回) D0 左ストップスイッチ信号 D1 中ストップスイッチ信号 D2 右ストップスイッチ信号 D3 省略 D4 省略 D5 省略 D6 スタートスイッチ信号 D7 省略	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ
F017 (1)	_PT_IN_A_UP	入力ポート立ち上がりデータA D0 左ストップスイッチ信号 D1 中ストップスイッチ信号 D2 右ストップスイッチ信号 D3 省略 D4 省略 D5 省略 D6 スタートスイッチ信号 D7 省略	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ

【図 1 3 4】

＜第 2 3 実施形態＞
RWMの内容 (2)

アドレス	RWM名称	内容	データ
F019 (1)	_PT_MOTOR1	第1リールモータ信号データ D0 モータ信号0-1(φ0) D1 モータ信号0-2(φ1) D2 モータ信号0-3(φ2) D3 モータ信号0-4(φ3) D4 未使用 D5 未使用 D6 未使用 D7 未使用	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 0 0 0 0
F01A (1)	_PT_MOTOR2	第2リールモータ信号データ D0 モータ信号1-1(φ0) D1 モータ信号1-2(φ1) D2 モータ信号1-3(φ2) D3 モータ信号1-4(φ3) D4 未使用 D5 未使用 D6 未使用 D7 未使用	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 0 0 0 0
F01B (1)	_PT_MOTOR3	第3リールモータ信号データ D0 モータ信号2-1(φ0) D1 モータ信号2-2(φ1) D2 モータ信号2-3(φ2) D3 モータ信号2-4(φ3) D4 未使用 D5 未使用 D6 未使用 D7 未使用	1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 1:オン 0:オフ 0 0 0 0
F039 (2)	_TM2_TAR1_WAIT	第1リール指定図柄位置検索待機時間 待機演出実行時に、第1リールの減速を開始するまでの待機時間を計測するためのタイマ	0~14112(D)
F03B (2)	_TM2_TAR2_WAIT	第2リール指定図柄位置検索待機時間 待機演出実行時に、第2リールの減速を開始するまでの待機時間を計測するためのタイマ	0~14782(D)
F03D (2)	_TM2_TAR3_WAIT	第3リール指定図柄位置検索待機時間 待機演出実行時に、第3リールの減速を開始するまでの待機時間を計測するためのタイマ	0~16122(D)
F041 (2)	_TM2_WAIT	待機時間 第2停止時に1BBの図柄組合せが停止表示可能となった場合に第3停止を許可するまでの待機時間	0~896(D)

10

20

30

40

50

【図 1 3 5】

<第 2 3 実施形態> RWMの内容 (3)			
アドレス	RWM名称	内容	データ
F04D (1)	_WK_RL1_STS	第 1 リール駆動状態	
		D0 リール駆動状態番号	0~5 (D)
		D1 0:停止 3:加速開始	
		D2 1:減速 4:減速開始	
		D3 2:加速 5:定速	
		D4 未使用	0
		D5 未使用	0
		D6 未使用	0
F04E (1)	_FL_RL1_MT_IDX	第 1 リールモータインデックス	
		D0 モータインデックス 1 信号 (今回)	1:お 0:お
		D1 未使用	0
		D2 未使用	0
		D3 未使用	0
		D4 モータインデックス 1 信号 (前回)	1:お 0:お
		D5 未使用	0
		D6 未使用	0
F04F (1)	_CT_RL1_PLSOUT	第 1 リール駆動パルス出力カウンタ	0~90 (D)
		モータの励磁を切り替える割込み回数	
F050 (1)	_CT_RL1_PLSCHG	第 1 リール駆動パルス切替え回数	0~9 (D)
		モータの駆動パルスを切り替える回数	
F051 (1)	_CT_RL1_BAD	第 1 リール回転不良検出カウンタ	0~255 (D)
		第 1 リールの回転が正常か異常 (脱調) かを判断するためのカウンタ	
F052 (1)	_NB_RL1_STEP	第 1 リールの 1 図柄のステップ番号	0~17 (D)
		1 図柄のステップ数	
F053 (1)	_NB_RL1_PASPIC	第 1 リール図柄番号 (通過位置用)	
		中段を通過している図柄番号	0~19 (D)
		リールセンサ未通過時	FF (H)
F054 (1)	_NB_RL1_STPPIC	第 1 リール図柄番号 (停止位置用)	
		中段に停止させる図柄番号	0~19 (D)
		停止させる図柄番号未設定時	FF (H)
F055 (1)	_CT_RL1_PLUS	第 1 リール駆動パルスデータ検索用カウンタ	0~255 (D)
		第 1 リールの駆動パルステーブルのオフセットを生成するためのカウンタ	
F056 (2)	_CT_RL1_WAIT	第 1 リール回転開始待機カウンタ	0~335 (D)
		待機演出後の第 1 リールのランダム遅延用のカウンタ	

【図 1 3 6】

<第 2 3 実施形態> RWMの内容 (4)			
アドレス	RWM名称	内容	データ
F058 (1)	_WK_RL2_STS	第 2 リール駆動状態	
		D0 リール駆動状態番号	0~5 (D)
		D1 0:停止 3:加速開始	
		D2 1:減速 4:減速開始	
		D3 2:加速 5:定速	
		D4 未使用	0
		D5 未使用	0
		D6 未使用	0
F059 (1)	_FL_RL2_MT_IDX	第 2 リールモータインデックス	
		D0 モータインデックス 2 信号 (今回)	1:お 0:お
		D1 未使用	0
		D2 未使用	0
		D3 未使用	0
		D4 モータインデックス 2 信号 (前回)	1:お 0:お
		D5 未使用	0
		D6 未使用	0
F05A (1)	_CT_RL2_PLSOUT	第 2 リール駆動パルス出力カウンタ	0~90 (D)
		モータの励磁を切り替える割込み回数	
F05B (1)	_CT_RL2_PLSCHG	第 2 リール駆動パルス切替え回数	0~9 (D)
		モータの駆動パルスを切り替える回数	
F05C (1)	_CT_RL2_BAD	第 2 リール回転不良検出カウンタ	0~255 (D)
		第 2 リールの回転が正常か異常 (脱調) かを判断するためのカウンタ	
F05D (1)	_NB_RL2_STEP	第 2 リールの 1 図柄のステップ番号	0~17 (D)
		1 図柄のステップ数	
F05E (1)	_NB_RL2_PASPIC	第 2 リール図柄番号 (通過位置用)	
		中段を通過している図柄番号	0~19 (D)
		リールセンサ未通過時	FF (H)
F05F (1)	_NB_RL2_STPPIC	第 2 リール図柄番号 (停止位置用)	
		中段に停止させる図柄番号	0~19 (D)
		停止させる図柄番号未設定時	FF (H)
F060 (1)	_CT_RL2_PLUS	第 2 リール駆動パルスデータ検索用カウンタ	0~255 (D)
		第 2 リールの駆動パルステーブルのオフセットを生成するためのカウンタ	
F061 (2)	_CT_RL2_WAIT	第 2 リール回転開始待機カウンタ	0~335 (D)
		待機演出後の第 2 リールのランダム遅延用のカウンタ	

【図 1 3 7】

<第 2 3 実施形態> RWMの内容 (5)			
アドレス	RWM名称	内容	データ
F063 (1)	_WK_RL3_STS	第 3 リール駆動状態	
		D0 リール駆動状態番号	0~5 (D)
		D1 0:停止 3:加速開始	
		D2 1:減速 4:減速開始	
		D3 2:加速 5:定速	
		D4 未使用	0
		D5 未使用	0
		D6 未使用	0
F064 (1)	_FL_RL3_MT_IDX	第 3 リールモータインデックス	
		D0 モータインデックス 3 信号 (今回)	1:お 0:お
		D1 未使用	0
		D2 未使用	0
		D3 未使用	0
		D4 モータインデックス 3 信号 (前回)	1:お 0:お
		D5 未使用	0
		D6 未使用	0
F065 (1)	_CT_RL3_PLSOUT	第 3 リール駆動パルス出力カウンタ	0~90 (D)
		モータの励磁を切り替える割込み回数	
F066 (1)	_CT_RL3_PLSCHG	第 3 リール駆動パルス切替え回数	0~9 (D)
		モータの駆動パルスを切り替える回数	
F067 (1)	_CT_RL3_BAD	第 3 リール回転不良検出カウンタ	0~255 (D)
		第 3 リールの回転が正常か異常 (脱調) かを判断するためのカウンタ	
F068 (1)	_NB_RL3_STEP	第 3 リールの 1 図柄のステップ番号	0~17 (D)
		1 図柄のステップ数	
F069 (1)	_NB_RL3_PASPIC	第 3 リール図柄番号 (通過位置用)	
		中段を通過している図柄番号	0~19 (D)
		リールセンサ未通過時	FF (H)
F06A (1)	_NB_RL3_STPPIC	第 3 リール図柄番号 (停止位置用)	
		中段に停止させる図柄番号	0~19 (D)
		停止させる図柄番号未設定時	FF (H)
F06B (1)	_CT_RL3_PLUS	第 3 リール駆動パルスデータ検索用カウンタ	0~255 (D)
		第 3 リールの駆動パルステーブルのオフセットを生成するためのカウンタ	
F06C (2)	_CT_RL3_WAIT	第 3 リール回転開始待機カウンタ	0~335 (D)
		待機演出後の第 3 リールのランダム遅延用のカウンタ	

【図 1 3 8】

<第 2 3 実施形態> RWMの内容 (6)			
アドレス	RWM名称	内容	データ
F070 (1)	_NB_ADV_KND	区間種別番号	0:非有利区間 1:有利区間
		有利区間を管理するための番号	
F078 (1)	_FL_AT	A T フラグ	0:AT非当選 1:AT当選
		A T 当選の有無を判断するためのフラグ	
F07A (2)	_CT_ADV_CLR	有利区間クリアカウンタ	0~1500 (D)
		有利区間を管理するためのカウンタ	
F07C (2)	_CT_MY	差数カウンタ (MYカウンタ)	0~2414 (D)
		差数を管理するためのカウンタ	
F07E (1)	_NB_GAM_STS	メイン遊技状態番号	0~5 (D)
		メイン遊技状態を管理するための番号	
F080 (1)	_CT_AT_ZN	A T 前兆カウンタ	0~33 (D)
		A T の前兆遊技回数を管理するためのカウンタ	
F097 (1)	_CT_ENDING	エンディングカウンタ	0~2 (D)
		エンディングを管理するためのカウンタ	
F098 (1)	_CT_AT_WAIT	A T 待機カウンタ	0~8 (D)
		A T 発動を管理するためのカウンタ	
F09C (1)	_CT_AT_SET	A T セット数カウンタ	0~255 (D)
		A T の継続回数を管理するためのカウンタ	
F09D (1)	_CT_AT_BACK	A T 引戻しカウンタ	0~50 (D)
		A T 終了後の引戻し遊技回数をカウントするためのカウンタ	
F09E (1)	_WK_PRD	待機演出種別	0, 2, 3 (D)
		待機演出を管理するための番号	
F09F (1)	_WK_PLS_REV	検索用カウンタ更新補正データ	0, FE (H)
		演出を管理するための番号	
F0A0 (1)	_NB_PRD_NO	待機演出番号	0~4 (D)
		演出を管理するための番号	
F0A1 (1)	_NB_TRIO	三役番号	0, 5~8 (D)
		演出を管理するための番号	
F0A9 (1)	_NB_CND_NOR	入賞及びリプレイ条件装置番号	0~24 (D)
		入賞及びリプレイ条件装置の作動状態を管理するための番号	
F0AA (1)	_NB_CRRT_BNS	役物条件装置番号	0~17 (D)
		役物条件装置の作動状態を管理するための番号	
F0AB (2)	_TM2_GAME	最小遊技時間	0~3672 (D)
		1 回の最小遊技時間を監視するためのタイマ	

10

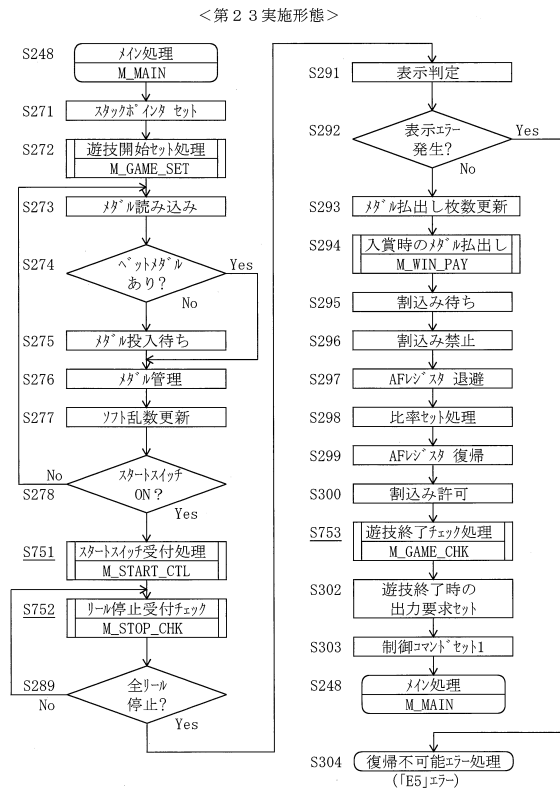
20

30

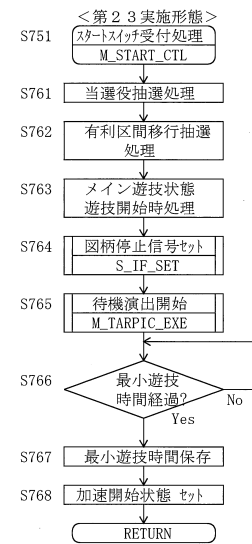
40

50

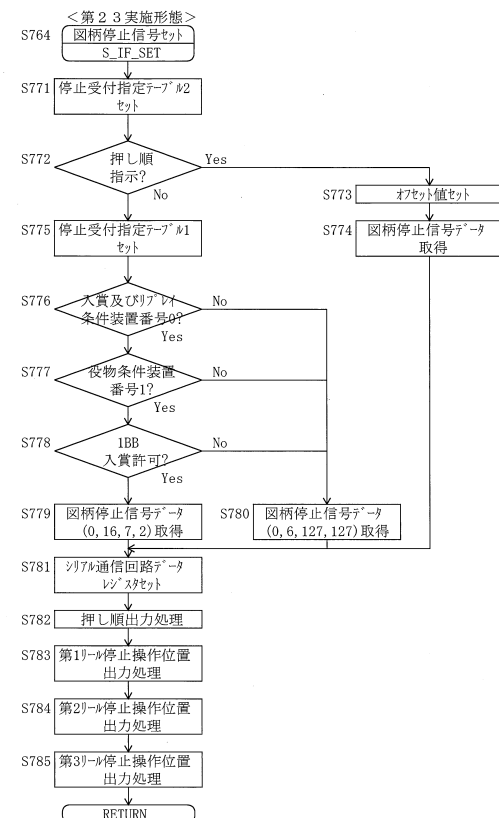
【図 1 3 9】



【図 1 4 0】



【図 1 4 1】



【図 1 4 2】

＜第 2 3 実施形態＞

(A) 停止受付指定テーブル 1 (TBL_ORD_INF1)

(1) 役物条件装置番号 = 1、並びにメイン遊技状態番号 3 及び A T 待機カウンタ = 0

DEFB	0	(押し順)
DEFB	1 6	(左リール停止位置)
DEFB	7	(中リール停止位置)
DEFB	2	(右リール停止位置)

(2) 上記以外

DEFB	0	(押し順)
DEFB	6	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(B) 停止受付指定テーブル 2 (TBL_ORD_INF2)

(1) 押し順 1 2 3

DEFB	0	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(2) 押し順 1 3 2

DEFB	1	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(3) 押し順 2 1 3

DEFB	2	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(4) 押し順 2 3 1

DEFB	3	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(5) 押し順 3 1 2

DEFB	4	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

(6) 指示番号 6 (押し順 3 2 1)

DEFB	5	(押し順)
DEFB	1 2 7	(左リール停止位置)
DEFB	1 2 7	(中リール停止位置)
DEFB	1 2 7	(右リール停止位置)

10

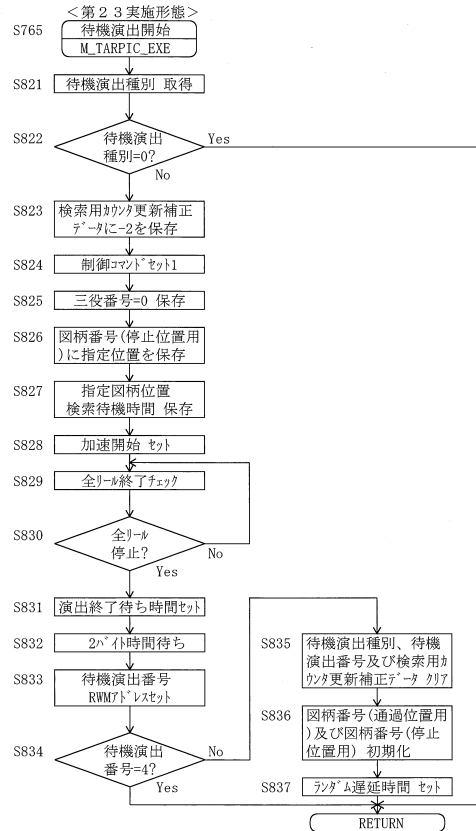
20

30

40

50

【図 1 4 3】



【図 1 4 4】

＜第 2 3 実施形態＞

リール演出データテーブル (TBL_TARPIC_DAT)

待機演出番号 1 時 (中段「黒BAR」揃い)

1000	(H)	DEFB	8	(左リール停止図柄指定位置)
1001	(H)	DEFB	8	(中リール停止図柄指定位置)
1002	(H)	DEFB	3	(右リール停止図柄指定位置)

待機演出番号 2 時 (中段「赤 7」揃い)

1003	(H)	DEFB	18	(左リール停止図柄指定位置)
1004	(H)	DEFB	18	(中リール停止図柄指定位置)
1005	(H)	DEFB	8	(右リール停止図柄指定位置)

待機演出番号 3 時 (中段「黒BAR」揃い)

1006	(H)	DEFB	8	(左リール停止図柄指定位置)
1007	(H)	DEFB	8	(中リール停止図柄指定位置)
1008	(H)	DEFB	3	(右リール停止図柄指定位置)

待機演出番号 4 時 (中段「赤 7」揃い後、「黒BAR」揃い)

1009	(H)	DEFB	18	(左リール停止図柄指定位置)
100A	(H)	DEFB	18	(中リール停止図柄指定位置)
100B	(H)	DEFB	8	(右リール停止図柄指定位置)

待機演出番号 5 時 (中段「スイカ」揃い)

100C	(H)	DEFB	5	(左リール停止図柄指定位置)
100D	(H)	DEFB	9	(中リール停止図柄指定位置)
100E	(H)	DEFB	18	(右リール停止図柄指定位置)

待機演出番号 6 時 (中段「チェリー」－「スイカ」－「スイカ」停止)

100F	(H)	DEFB	9	(左リール停止図柄指定位置)
1010	(H)	DEFB	9	(中リール停止図柄指定位置)
1011	(H)	DEFB	18	(右リール停止図柄指定位置)

待機演出番号 7 時 (中段「リプレイ」－「スイカ」－「スイカ」停止)

1012	(H)	DEFB	6	(左リール停止図柄指定位置)
1013	(H)	DEFB	9	(中リール停止図柄指定位置)
1014	(H)	DEFB	18	(右リール停止図柄指定位置)

待機演出番号 8 時 (中段「特図下」－「スイカ」－「スイカ」停止)

1015	(H)	DEFB	4	(左リール停止図柄指定位置)
1016	(H)	DEFB	9	(中リール停止図柄指定位置)
1017	(H)	DEFB	18	(右リール停止図柄指定位置)

【図 1 4 5】

＜第 2 3 実施形態＞

リール演出実行タイマーテーブル 1 (TBL_TARPIC_TM1)

1018	(H)	DEFW	14112	(左リール指定図柄位置検索待機時間)
1020	(H)	DEFW	14112+670	(中リール指定図柄位置検索待機時間)
101C	(H)	DEFW	14112+2010	(右リール指定図柄位置検索待機時間)
101E	(H)	DEFW	5371	(演出終了待ち時間)

リール演出実行タイマーテーブル 2 (TBL_TARPIC_TM2)

1020	(H)	DEFW	748	(左リール指定図柄位置検索待機時間)
1022	(H)	DEFW	748+672+336	(中リール指定図柄位置検索待機時間)
1024	(H)	DEFW	748+1340+672	(右リール指定図柄位置検索待機時間)
1026	(H)	DEFW	4476	(演出終了待ち時間)

リール演出実行タイマーテーブル 3 (TBL_TARPIC_TM3)

1028	(H)	DEFW	748	(左リール指定図柄位置検索待機時間)
102A	(H)	DEFW	748+672+336	(中リール指定図柄位置検索待機時間)
102C	(H)	DEFW	748+1340+672	(右リール指定図柄位置検索待機時間)
102E	(H)	DEFW	5371	(演出終了待ち時間)

リール演出実行タイマーテーブル 4 (TBL_TARPIC_TM4)

1030	(H)	DEFW	748	(左リール指定図柄位置検索待機時間)
1032	(H)	DEFW	748+672+336	(中リール指定図柄位置検索待機時間)
1034	(H)	DEFW	748+1340+672	(右リール指定図柄位置検索待機時間)
1036	(H)	DEFW	2686	(演出終了待ち時間)

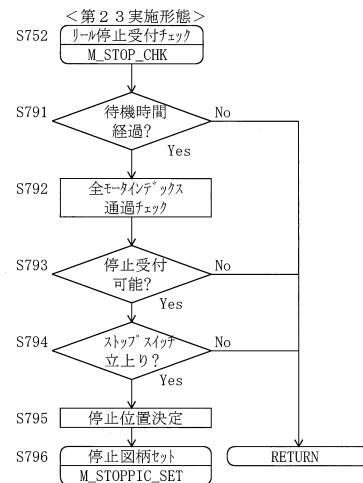
リール演出実行タイマーテーブル 5、6、7 (TBL_TARPIC_TMS, 6, 7)

1038	(H)	DEFW	780+1344+1008	(左リール指定図柄位置検索待機時間)
103A	(H)	DEFW	780+672+504	(中リール指定図柄位置検索待機時間)
103C	(H)	DEFW	748	(右リール指定図柄位置検索待機時間)
103E	(H)	DEFW	2371	(演出終了待ち時間)

リール演出実行タイマーテーブル 8 (TBL_TARPIC_TMS)

1040	(H)	DEFW	780+2016+1008	(左リール指定図柄位置検索待機時間)
1042	(H)	DEFW	780+672+504	(中リール指定図柄位置検索待機時間)
1044	(H)	DEFW	748	(右リール指定図柄位置検索待機時間)
1046	(H)	DEFW	2371	(演出終了待ち時間)

【図 1 4 6】



10

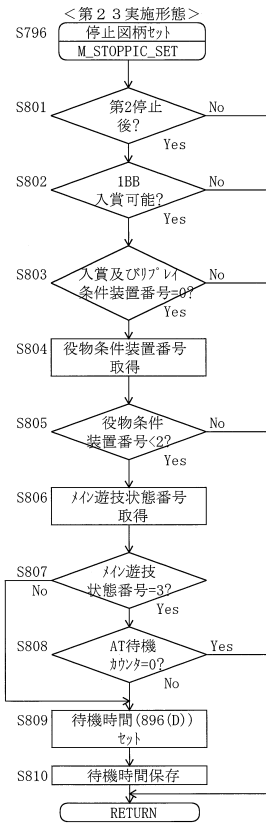
20

30

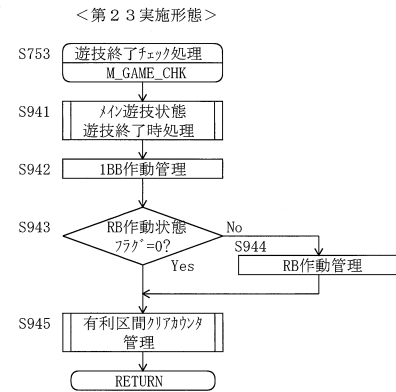
40

50

【図 1 4 7】



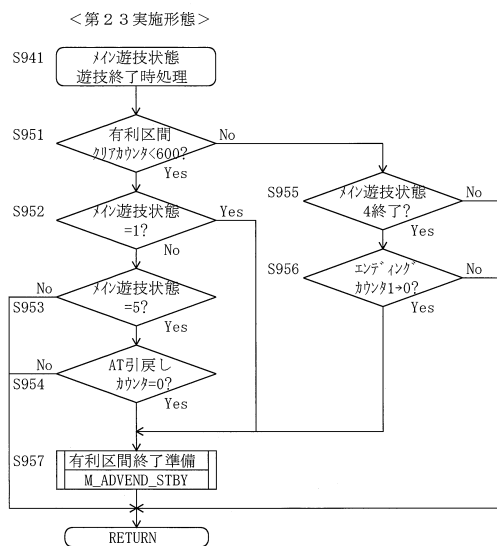
【図 1 4 8】



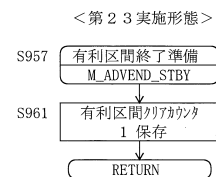
10

20

【図 1 4 9】



【図 1 5 0】

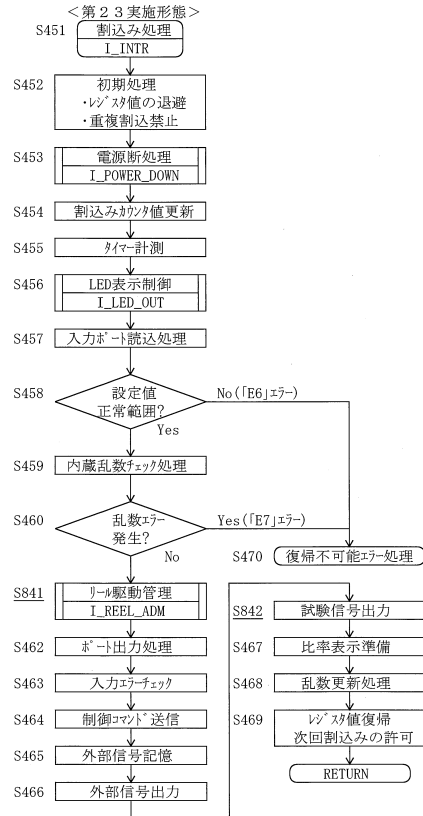


30

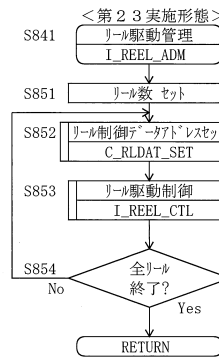
40

50

【図 1 5 1】



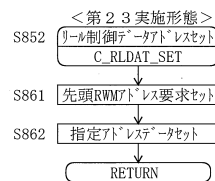
【図 1 5 2】



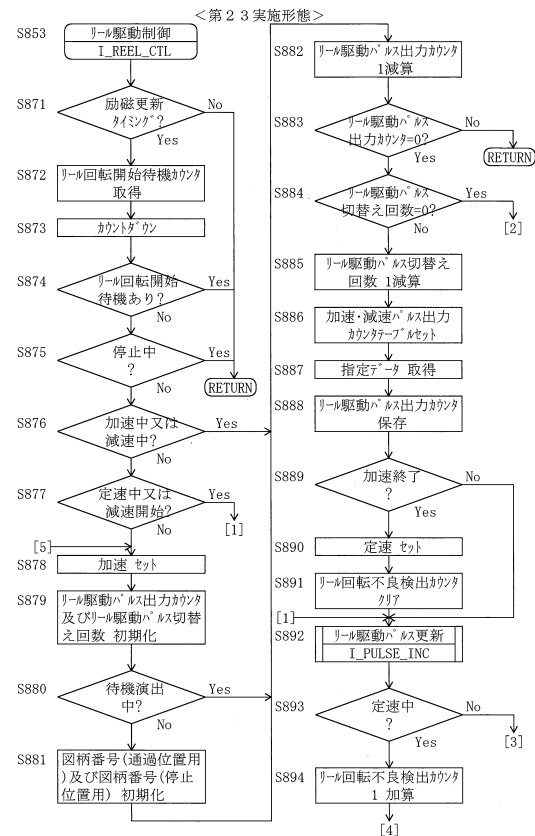
10

20

【図 1 5 3】



【図 1 5 4】

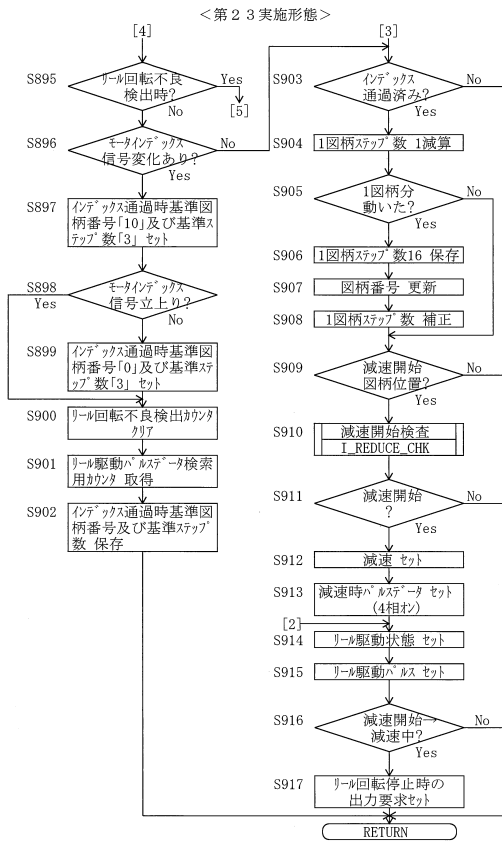


30

40

50

【図 1 5 5】



【図 1 5 6】

＜第 2 3 実施形態＞

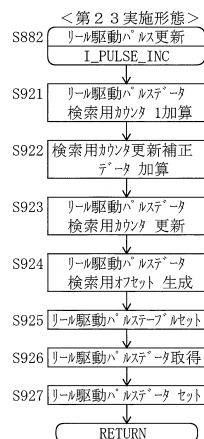
加速・減速パルス出力カウンタテーブル (TBL_PULSE_UP)

1 0 5 0 (H)	DEFB	9 0	(減速時パルス出力カウンタ)
1 0 5 1 (H)	DEFB	1	(加速時パルス出力カウンタ (8 ステップ目))
1 0 5 2 (H)	DEFB	2	(加速時パルス出力カウンタ (7 ステップ目))
1 0 5 3 (H)	DEFB	2	(加速時パルス出力カウンタ (6 ステップ目))
1 0 5 4 (H)	DEFB	2	(加速時パルス出力カウンタ (5 ステップ目))
1 0 5 5 (H)	DEFB	2	(加速時パルス出力カウンタ (4 ステップ目))
1 0 5 6 (H)	DEFB	3	(加速時パルス出力カウンタ (3 ステップ目))
1 0 5 7 (H)	DEFB	2 5	(加速時パルス出力カウンタ (2 ステップ目))
1 0 5 8 (H)	DEFB	2 5	(加速時パルス出力カウンタ (1 ステップ目))

10

20

【図 1 5 7】



【図 1 5 8】

＜第 2 3 実施形態＞

リール駆動パルステーブル (TBL_REEL_PULSE)

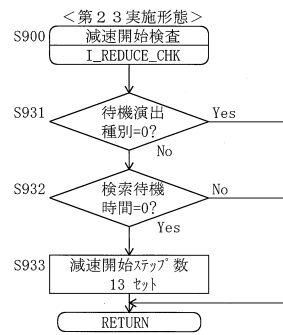
1 1 0 0 (H)	DEFB	0 0 0 0 1 0 0 1 (B)	(φ 3、φ 0 オン)
1 1 0 1 (H)	DEFB	0 0 0 0 0 0 0 1 (B)	(φ 0 オン)
1 1 0 2 (H)	DEFB	0 0 0 0 0 0 1 1 (B)	(φ 0、φ 1 オン)
1 1 0 3 (H)	DEFB	0 0 0 0 0 0 1 0 (B)	(φ 1 オン)
1 1 0 4 (H)	DEFB	0 0 0 0 0 1 1 0 (B)	(φ 1、φ 2 オン)
1 1 0 5 (H)	DEFB	0 0 0 0 0 1 0 0 (B)	(φ 2 オン)
1 1 0 6 (H)	DEFB	0 0 0 0 1 1 0 0 (B)	(φ 2、φ 3 オン)
1 1 0 7 (H)	DEFB	0 0 0 0 1 0 0 0 (B)	(φ 3 オン)

30

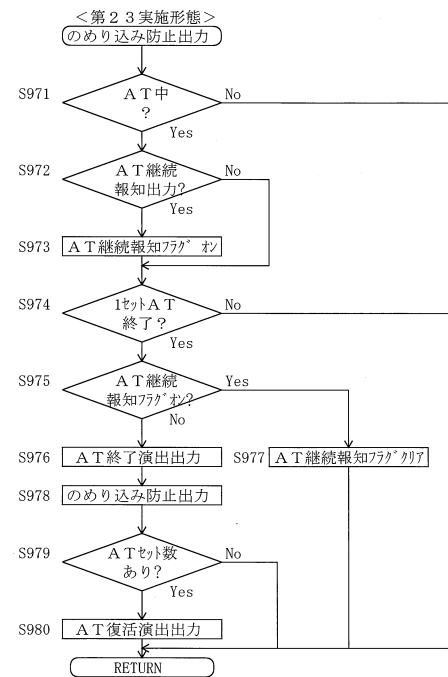
40

50

【図 1 5 9】



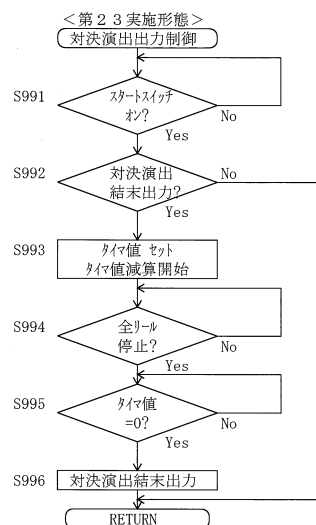
【図 1 6 0】



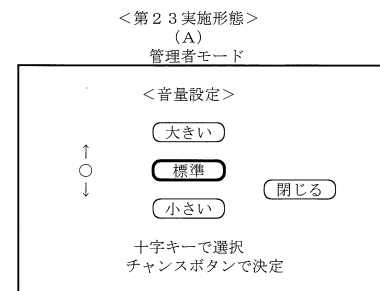
10

20

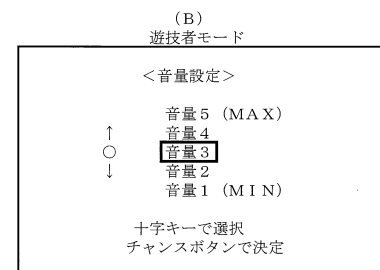
【図 1 6 1】



【図 1 6 2】



30



40

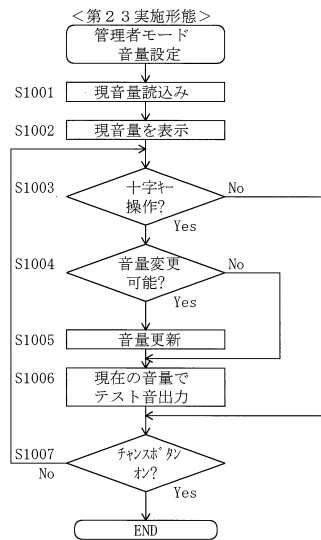
(C) 音量制限モードと各音量との関係

	小さい	標準	大きい	←管理者モードの設定
音量1	2.0	2.0	2.0	
音量2	2.5	5.0	7.0	
音量3	3.0	7.0	8.0	
音量4	3.5	8.0	9.0	
音量5	4.0	9.0	10.0	

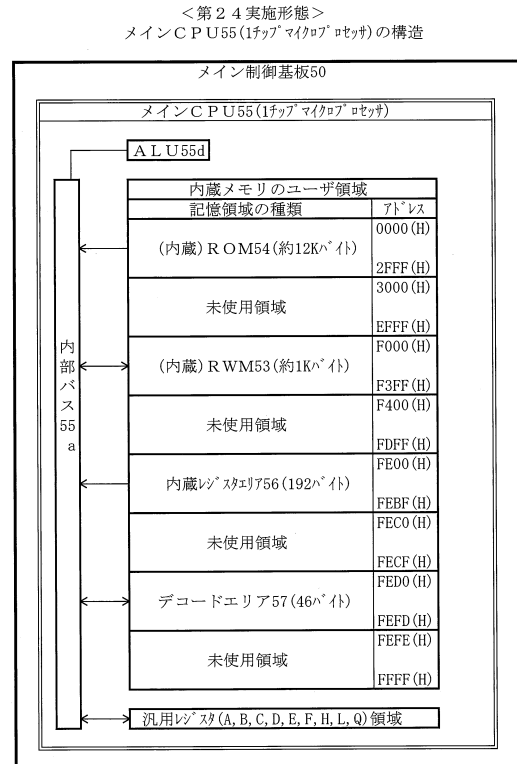
↑
遊技者モードの設定

50

【図 1 6 3】



【図 1 6 4】



10

20

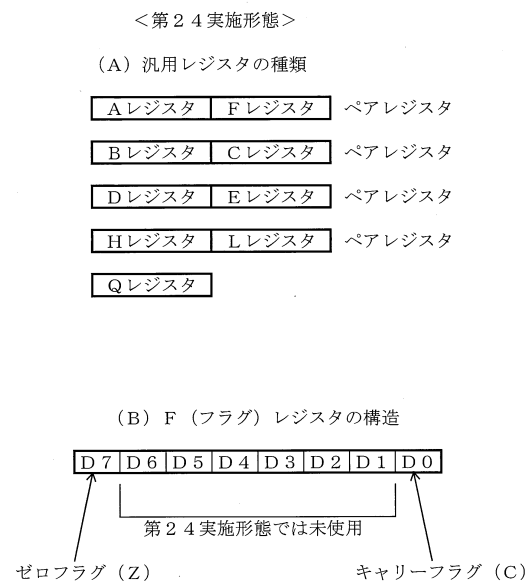
【図 1 6 5】

＜第 2 4 実施形態＞

ROM54及びRWM53の構造

			(アドレス)
(内蔵) ROM54 (約12Kバイト)	使用領域	制御領域	0000 (H)
			1FFF (H)
		データ領域	1200 (H)
			1FFF (H)
	使用領域外	制御領域	2000 (H)
			22FF (H)
		データ領域	2300 (H)
その他(プログラム管理領域等)			2FFF (H)
未使用領域			3000 (H)
			FFFF (H)
(内蔵) RWM53 (約1Kバイト)	使用領域	作業領域	F000 (H)
			F1CF (H)
		スタック領域	F1D0 (H)
			F1FF (H)
	使用領域外	作業領域	F200 (H)
			F2FF (H)
		スタック領域	F300 (H)
	その他(未使用領域等)		
未使用領域			F400 (H)
			FDFD (H)

【図 1 6 6】

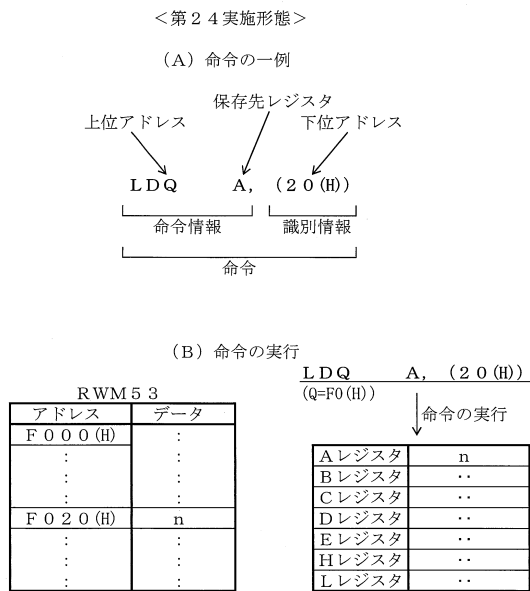


30

40

50

【図 1 6 7】



【図 1 6 8】

＜第 2 4 実施形態＞
命令の種類 (1)

No.	命令	命令内容
1	JTQ NZ, (k), e	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるかを判断し、「0」でない場合には、e (アドレス) に処理を移行する。
2	JTQ Z, (k), e	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるかを判断し、「0」である場合には、e (アドレス) に処理を移行する。
3	RTQ NZ, (k)	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるかを判断し、「0」でない場合には処理を終了し、呼び出し元に移行する。
4	RTQ Z, (k)	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」であるかを判断し、「0」である場合には処理を終了し、呼び出し元に移行する。
5	RCP NZ, A, n	Aレジスタ値と「n (値)」とを比較し、「0」でない場合には処理を終了し、呼び出し元に移行する。
6	RCP Z, A, n	Aレジスタ値と「n (値)」とを比較し、「0」である場合には処理を終了し、呼び出し元に移行する。
7	RCP NC, A, n	Aレジスタ値と「n (値)」とを比較し、キャリーが発生していない場合は処理を終了し、呼び出し元に移行する。
8	RCP C, A, n	Aレジスタ値と「n (値)」とを比較し、キャリーが発生している場合には処理を終了し、呼び出し元に移行する。
9	LDWQ (k), (k')	Qレジスタの内容を上位、k'を下位としたアドレスと前記アドレス+1に保存されている内容を、Qレジスタの内容を上位、kを下位としたアドレスと前記アドレス+1に保存する。
10	LDWQ (k), mn	Qレジスタの内容を上位、kを下位としたアドレスと前記アドレス+1に、mn (2バイト値) を保存する。
11	JTWQ NZ, (k), e	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容と前記アドレス+1に保存されている内容が「0」であるかを判断し、「0」でない場合にはe (アドレス) に処理を移行する。
12	JTWQ Z, (k), e	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容と前記アドレス+1に保存されている内容が「0」であるかを判断し、「0」である場合にはe (アドレス) に処理を移行する。
13	RTWQ NZ, (k)	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容と前記アドレス+1に保存されている内容が「0」であるかを判断し、「0」でない場合には処理を終了し、呼び出し元に移行する。
14	RTWQ Z, (k)	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容と前記アドレス+1に保存されている内容が「0」であるかを判断し、「0」である場合には処理を終了し、呼び出し元に移行する。

【図 1 6 9】

＜第 2 4 実施形態＞
命令の種類 (2)

No.	命令	命令内容
15	ICPLDS A, n	＜パターン1＞ Aレジスタの内容に「1」を加算した値と「n」(1バイト値)と比較し、「n」を超えていた場合にはAレジスタに「n」の値をセットする。 ＜パターン2＞ Aレジスタの内容が「1」未満である場合には、Aレジスタの内容に「1」を加算して処理を終了する。 Aレジスタの内容が「1」以上であった場合には、Aレジスタの内容を「n」(1バイト値)にセットして処理を終了する。 ＜パターン3＞ Aレジスタの内容が「n」(1バイト値)未満である場合には、Aレジスタの内容に「1」を加算して処理を終了する。 Aレジスタの内容が「n」であった場合にはそのまま処理を終了する。 Aレジスタの内容が「n」を超えていた場合には、Aレジスタの内容を「n」(1バイト値)にセットして処理を終了する。
16	ICPLDS (HL), n	＜パターン1＞ HLレジスタの内容に「1」を加算した値と「n」(1バイト値)と比較し、「n」を超えていた場合にはHLレジスタに「n」の値をセットする。 ＜パターン2＞ HLレジスタの内容が「1」未満である場合には、HLレジスタの内容に「1」を加算して処理を終了する。 HLレジスタの内容が「1」以上であった場合には、HLレジスタの内容を「n」(1バイト値)にセットして処理を終了する。 ＜パターン3＞ HLレジスタの内容が「n」(1バイト値)未満である場合には、HLレジスタの内容に「1」を加算して処理を終了する。 HLレジスタの内容が「n」であった場合にはそのまま処理を終了する。 HLレジスタの内容が「n」を超えていた場合には、HLレジスタの内容を「n」(1バイト値)にセットして処理を終了する。
17	JCPQR NZ, (k), n, e	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、「0」でない場合は、e (アドレス) に処理を移行する。
18	JCPQR Z, (k), n, e	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、「0」である場合は、e (アドレス) に処理を移行する。
19	JCPQR NC, (k), n, e	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、キャリーが発生しなかった場合は、e (アドレス) に処理を移行する。
20	JCPQR C, (k), n, e	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、キャリーが発生した場合は、e (アドレス) に処理を移行する。

【図 1 7 0】

＜第 2 4 実施形態＞
命令の種類 (3)

No.	命令	命令内容
21	RCPQ NZ, (k), n	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、「0」でない場合には、処理を終了する。
22	RCPQ Z, (k), n	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、「0」である場合には、処理を終了する。
23	RCPQ NC, (k), n	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、キャリーが発生しなかった場合には、処理を終了する。
24	RCPQ C, (k), n	Qレジスタの内容を上位、kを下位としたアドレスの内容から「n」(1バイト値)を減算した結果、キャリーが発生した場合には、処理を終了する。
25	LDQ (k), (k')	Qレジスタの内容を上位、k'を下位としたアドレスに保存されている内容を、Qレジスタの内容を上位、kを下位としたアドレスに保存する。
26	CLRHL (HL), n	HLレジスタ値が示すアドレスから「n」(1バイト値)アドレス先までのRWMの値に「0」を保存する。RWMの値が「0」であっても再度「0」を保存する。
27	DCPLDQ (k), 0	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容が「0」でない場合には「1」減算する。 ＜パターン1＞ 内容が「0」であった場合には減算を行わない。 ＜パターン2＞ 「1」を減算した結果、キャリーが発生した場合には、「0」を保存する。
28	DCPWLDQ (k), 0	Qレジスタの内容を上位、kを下位としたアドレスに保存されている内容と前記アドレス+1に保存されている内容が「0」でない場合には「1」減算する。 ＜パターン1＞ 内容が「0」であった場合には減算を行わない。 ＜パターン2＞ 「1」を減算した結果、キャリーが発生した場合には、「0」を保存する。
29	LDWQ (k), (HL+d)	「HL+d (1バイト値)」のアドレスの内容を、Qレジスタを上位、kを下位としたアドレスに保存し、「HL+d (1バイト値)+1」のアドレスの内容を、Qレジスタを上位、kを下位としたアドレス+1に保存する。
30	LDWQ (HL+d), (k)	Qレジスタの内容を上位、kを下位としたアドレスの内容を、「HL+d (1バイト値)」のアドレスに保存し、Qレジスタを上位、kを下位としたアドレス+1の内容を、「HL+d (1バイト値)+1」のアドレスに保存する。

10

20

30

40

50

【図 1 7 1】

＜第 2 4 実施形態＞
命令の種類 (4)

No.	命令	命令内容
31	JT cc, (DE), e (cc=NZ, Z)	JT NZ, (DE), e DE レジスタの内容を演算し、「0」でない場合には、 e (アドレス) に処理を移行する。 JT Z, (DE), e DE レジスタの内容を演算し、「0」である場合には、 e (アドレス) に処理を移行する。
32	RT cc, (DE), e (cc=NZ, Z)	RT NZ, (DE), e DE レジスタの内容を演算し、「0」でない場合には、 処理を終了する。 RT Z, (DE), e DE レジスタの内容を演算し、「0」である場合には、 処理を終了する。
33	JTQ cc, (k), e (cc=NZ, Z)	JTQ NZ, (k), e Q レジスタを上位、k を下位としたアドレスに保存され ている内容を演算し、「0」でない場合には、e (アド レス) に処理を移行する。 JTQ Z, (k), e Q レジスタを上位、k を下位としたアドレスに保存され ている内容を演算し、「0」である場合には、e (アド レス) に処理を移行する。
34	RTQ cc, (k) (cc=NZ, Z)	RTQ NZ, (k) Q レジスタを上位、k を下位としたアドレスに保存され ている内容を演算し、「0」でない場合には、処理を終 了する。 RTQ Z, (k) Q レジスタを上位、k を下位としたアドレスに保存され ている内容を演算し、「0」である場合には、処理を終 了する。
35	RTW cc, (ss) [cc=NZ, Z ss=BC, DE, HL]	RTW NZ, (ss) レジスタ (BC, DE, HL) の内容を演算し、「0」 でない場合には、処理を終了する。 RTW Z, (ss) レジスタ (BC, DE, HL) の内容を演算し、「0」 である場合には、処理を終了する。
36	RBITQ cc, b, (k) (cc=NZ, Z)	PBITQ NZ, b, (k) Q レジスタを上位、k を下位としたアドレスに保存され ている内容のうち、「b」(0～7ビット位置)が「0」 でない場合には、処理を終了する。 PBITQ Z, b, (k) Q レジスタを上位、k を下位としたアドレスに保存され ている内容のうち、「b」(0～7ビット位置)が「0」 である場合には、処理を終了する。
37	BITQ A, (k)	Q レジスタを上位、k を下位としたアドレスに保存され ている内容のうち、「A」の内容の位置を検査する。

【図 1 7 2】

＜第 2 4 実施形態＞

有利区間及び A T に関するデータを記憶する R W M の内容

アドレス	RWM 名称	内容	データ
F070 (1)	_NB_ADV_KND	区間種別番号 有利区間を管理するための番号	0:非有利区間 1:有利区間
F071 (1)	_FL_AT	A T フラグ A T 当選の有無を判断するためのフラグ	0:AT非当選 1:AT当選
F072 (2)	_CT_ADV_CLR	有利区間クリアカウンタ 有利区間を管理するためのカウンタ	0～1500 (D)
F074 (2)	_CT_MY	差数カウンタ (MY カウンタ) 差枚数を管理するためのカウンタ	0～2414 (D)
F076 (1)	_NB_GAM_STS	メイン遊技状態番号 メイン遊技状態を管理するための番号	0～5 (D)
F077 (1)	_CT_AT_ZN	A T 前兆カウンタ A T の前兆遊技回数を管理するためのカウン タ	0～33 (D)
F078 (1)	_CT_ENDING	エンディングカウンタ エンディングを管理するためのカウンタ	0～2 (D)
F079 (1)	_CT_AT_WAIT	A T 待機カウンタ A T 発動を管理するためのカウンタ	0～8 (D)
F07A (1)	_CT_AT_SET	A T セット数カウンタ A T の継続回数を管理するためのカウンタ	0～255 (D)
F07B (1)	_CT_AT_BACK	A T 引戻しカウンタ A T 終了後の引戻し遊技回数をカウントする ためのカウンタ	0～50 (D)

10

20

【図 1 7 3】

＜第 2 5 実施形態；RWM の内容 (1)＞

アドレス	RWM 名称	内容	データ
F00C (1)	_FL_ACTION	作動状態フラグ D0 未使用 D1 未使用 D2 未使用 D3 1 B B D4 R B D5 未使用 D6 未使用 D7 未使用	
F00F (1)	_CT_BONUS_PLAY	R B 作動時の遊技回数 R B 作動時の遊技回数カウンタ	0～12 (D)
F010 (1)	_CT_BONUS_WIN	R B 作動時の入賞回数 R B 作動時の入賞回数カウンタ	0～8 (D)
F01E (1)	_PT_STOP_STS	停止受付情報データ D0 第 1 ストップスイッチ D1 第 2 ストップスイッチ D2 第 3 ストップスイッチ D3 未使用 D4 未使用 D5 未使用 D6 未使用 D7 未使用	1:受付可能 0:その他
F023 (1)	_NB_PAY_MEDAL	払出し枚数データ	0～15 (D)
F024 (1)	_BF_PAY_MEDAL	払出し枚数データバッファ	0～15 (D)
F04D (1)	_FL_STOP_LP	リール停止フラグ D0 第 1 リール停止受付 D1 第 2 リール停止受付 D2 第 3 リール停止受付 D3 未使用 D4 未使用 D5 未使用 D6 未使用 D7 未使用	1:その他 0:受付済み
F04F (1)	_NB_STOP_REEL	停止／制御リール番号データ 制御中又は停止受付時のリール番号	1:左 2:中 3:右
F0B4 (1)	_BF_PICTURE	制御図柄番号 基準位置 (下段) に停止する図柄番号	0～19 (D)

【図 1 7 4】

＜第 2 5 実施形態；RWM の内容 (2)＞

アドレス	RWM 名称	内容	データ
F0B7 (1)	_WK_STOP_PIC1	停止図柄データ (第 1 群) D0 R B A 作動図柄 D1 R B B 作動図柄 D2 R B C 作動図柄 D3 R B D 作動図柄 D4 R B E 作動図柄 D5 R B F 作動図柄 D6 R B G 作動図柄 D7 R B H 作動図柄	初期値 11111111 (B)
F0B8 (1)	_WK_STOP_PIC2	停止図柄データ (第 2 群) D0 R B I 作動図柄 D1 R B J 作動図柄 D2 R B K 作動図柄 D3 R B L 作動図柄 D4 R B M 作動図柄 D5 R B N 作動図柄 D6 R B O 作動図柄 D7 R B P 作動図柄	初期値 11111111 (B)
F0B9 (1)	_WK_STOP_PIC3	停止図柄データ (第 3 群) D0 1 B B 作動図柄 D1 リプレイ 0 1 作動図柄 D2 リプレイ 0 2 作動図柄 D3 リプレイ 0 3 作動図柄 D4 リプレイ 0 4 作動図柄 D5 リプレイ 0 5 作動図柄 D6 リプレイ 0 6 作動図柄 D7 リプレイ 0 7 作動図柄	初期値 11111111 (B)
F0BA (1)	_WK_STOP_PIC4	停止図柄データ (第 4 群) D0 リプレイ 0 8 作動図柄 D1 リプレイ 0 9 作動図柄 D2 リプレイ 1 0 作動図柄 D3 未使用 D4 未使用 D5 未使用 D6 未使用 D7 未使用	初期値 00001111 (B)

30

40

50

【図 1 7 5】

＜第 2 5 実施形態：RWM の内容（3）＞			
アドレス	RWM 名称	内容	データ
FOBB (1)	_WK_STOP_PIC5	停止図柄データ（第 5 群）	初期値 11111111 (B)
		D0 小役 0 1（1 5 枚役）入賞図柄	
		D1 小役 0 2（1 5 枚役）入賞図柄	
		D2 小役 0 3（1 5 枚役）入賞図柄	
		D3 小役 0 4（1 5 枚役）入賞図柄	
		D4 小役 0 5（1 5 枚役）入賞図柄	
		D5 小役 0 6（1 5 枚役）入賞図柄	
		D6 小役 0 7（1 5 枚役）入賞図柄	
FOBC (1)	_WK_STOP_PIC6	停止図柄データ（第 6 群）	初期値 11111111 (B)
		D0 小役 0 9（1 5 枚役）入賞図柄	
		D1 小役 1 0（1 5 枚役）入賞図柄	
		D2 小役 1 1（1 5 枚役）入賞図柄	
		D3 小役 1 2（1 5 枚役）入賞図柄	
		D4 小役 1 3（3 枚役）入賞図柄	
		D5 小役 1 4（3 枚役）入賞図柄	
		D6 小役 1 5（3 枚役）入賞図柄	
FOBD (1)	_WK_STOP_PIC7	停止図柄データ（第 7 群）	初期値 11111111 (B)
		D0 小役 1 7（3 枚役）入賞図柄	
		D1 小役 1 8（3 枚役）入賞図柄	
		D2 小役 1 9（3 枚役）入賞図柄	
		D3 小役 2 0（3 枚役）入賞図柄	
		D4 小役 2 1（3 枚役）入賞図柄	
		D5 小役 2 2（3 枚役）入賞図柄	
		D6 小役 2 3（3 枚役）入賞図柄	
FOBE (1)	_WK_STOP_PIC8	停止図柄データ（第 8 群）	初期値 11111111 (B)
		D0 小役 2 5（1 枚役）入賞図柄	
		D1 小役 2 6（1 枚役）入賞図柄	
		D2 小役 2 7（1 枚役）入賞図柄	
		D3 小役 2 8（1 枚役）入賞図柄	
		D4 小役 2 9（1 枚役）入賞図柄	
		D5 小役 3 0（1 枚役）入賞図柄	
		D6 小役 3 1（1 枚役）入賞図柄	
FOBF (1)	_WK_STOP_PIC9	停止図柄データ（第 9 群）	初期値 00000011 (B)
		D0 小役 3 3（1 枚役）入賞図柄	
		D1 小役 3 4（1 枚役）入賞図柄	
		D2 未使用	
		D3 未使用	
		D4 未使用	
		D5 未使用	
		D6 未使用	

【図 1 7 6】

＜第 2 5 実施形態：定義データ（1）＞
 ; リール図柄定義

@ZGR_01	EQU	0	; 青BAR
@ZGR_02	EQU	1	; 黒BAR
@ZGR_03	EQU	2	; 赤7
@ZGR_04	EQU	3	; リプレイ
@ZGR_05	EQU	4	; ベルA
@ZGR_06	EQU	5	; ベルB
@ZGR_07	EQU	6	; スイカ
@ZGR_08	EQU	7	; チェリー
@ZGR_09	EQU	8	; 特図上
@ZGR_10	EQU	9	; 特図下

; 図柄定義

@_PIC1	EQU	11111111B	; 図柄 1 群
@_PIC2	EQU	11111111B	; 図柄 2 群
@_PIC3	EQU	11111111B	; 図柄 3 群
@_PIC4	EQU	00000111B	; 図柄 4 群
@_PIC5	EQU	11111111B	; 図柄 5 群
@_PIC6	EQU	11111111B	; 図柄 6 群
@_PIC7	EQU	11111111B	; 図柄 7 群
@_PIC8	EQU	11111111B	; 図柄 8 群
@_PIC9	EQU	00000011B	; 図柄 9 群

【図 1 7 7】

＜第 2 5 実施形態：定義データ（2）＞
 ; 図柄 1 群

@SRB_A	EQU	00000001B	; RBA 作動図柄
@SRB_B	EQU	00000010B	; RBB 作動図柄
@SRB_C	EQU	00000100B	; RBC 作動図柄
@SRB_D	EQU	00001000B	; RBD 作動図柄
@SRB_E	EQU	00010000B	; RBE 作動図柄
@SRB_F	EQU	00100000B	; RBF 作動図柄
@SRB_G	EQU	01000000B	; RBG 作動図柄
@SRB_H	EQU	10000000B	; RBH 作動図柄
@SRB_A_D	EQU	00001111B	; RBA 作動図柄、RBB 作動図柄、 RBC 作動図柄、及び RBD 作動図柄
@SRB_E_H	EQU	11110000B	; RBE 作動図柄、RBF 作動図柄、 RBG 作動図柄、及び RBH 作動図柄
@SRB_A_H	EQU	11111111B	; 図柄 1 群に係る作動図柄

; 図柄 2 群

@SRB_I	EQU	00000001B	; RBI 作動図柄
@SRB_J	EQU	00000010B	; RBJ 作動図柄
@SRB_K	EQU	00000100B	; RBK 作動図柄
@SRB_L	EQU	00001000B	; RBL 作動図柄
@SRB_M	EQU	00010000B	; RBM 作動図柄
@SRB_N	EQU	00100000B	; RBN 作動図柄
@SRB_O	EQU	01000000B	; RBO 作動図柄
@SRB_P	EQU	10000000B	; RBP 作動図柄
@SRB_I_L	EQU	00001111B	; RBI 作動図柄、RBJ 作動図柄、 RBK 作動図柄、及び RBL 作動図柄
@SRB_M_P	EQU	11110000B	; RBM 作動図柄、RBN 作動図柄、 RBO 作動図柄、及び RBP 作動図柄
@SRB_I_P	EQU	11111111B	; 図柄 2 群に係る作動図柄

; 図柄 3 群

@1BB	EQU	00000001B	; 1BB 作動図柄
@REP_01	EQU	00000010B	; リプレイ 0 1 作動図柄
@REP_02	EQU	00000100B	; リプレイ 0 2 作動図柄
@REP_03	EQU	00001000B	; リプレイ 0 3 作動図柄
@REP_04	EQU	00010000B	; リプレイ 0 4 作動図柄
@REP_05	EQU	00100000B	; リプレイ 0 5 作動図柄
@REP_06	EQU	01000000B	; リプレイ 0 6 作動図柄
@REP_07	EQU	10000000B	; リプレイ 0 7 作動図柄
@REP_05_07	EQU	11100000B	; リプレイ 0 5 作動図柄、リプレイ 0 6 作 動図柄、及びリプレイ 0 7 作動図柄

【図 1 7 8】

＜第 2 5 実施形態：定義データ（3）＞
 ; 図柄 4 群

@REP_08	EQU	00000001B	; リプレイ 0 8 作動図柄
@REP_09	EQU	00000010B	; リプレイ 0 9 作動図柄
@REP_10	EQU	00000100B	; リプレイ 1 0 作動図柄

; 図柄 5 群

@WIN_01	EQU	00000001B	; 小役 0 1 図柄
@WIN_02	EQU	00000010B	; 小役 0 2 図柄
@WIN_03	EQU	00000100B	; 小役 0 3 図柄
@WIN_04	EQU	00001000B	; 小役 0 4 図柄
@WIN_05	EQU	00010000B	; 小役 0 5 図柄
@WIN_06	EQU	00100000B	; 小役 0 6 図柄
@WIN_07	EQU	01000000B	; 小役 0 7 図柄
@WIN_08	EQU	10000000B	; 小役 0 8 図柄
@WIN_01_02	EQU	00000011B	; 小役 0 1 図柄、及び小役 0 2 図柄
@WIN_02_04	EQU	00001110B	; 小役 0 2 図柄、小役 0 3 図柄、及び小役 0 4 図柄
@WIN_07_08	EQU	11000000B	; 小役 0 7 図柄及び小役 0 8 図柄
@WIN_01_08	EQU	11111111B	; 図柄 5 群に係る図柄

; 図柄 6 群

@WIN_09	EQU	00000001B	; 小役 0 9 図柄
@WIN_10	EQU	00000010B	; 小役 1 0 図柄
@WIN_11	EQU	00000100B	; 小役 1 1 図柄
@WIN_12	EQU	00001000B	; 小役 1 2 図柄
@WIN_13	EQU	00010000B	; 小役 1 3 図柄
@WIN_14	EQU	00100000B	; 小役 1 4 図柄
@WIN_15	EQU	01000000B	; 小役 1 5 図柄
@WIN_16	EQU	10000000B	; 小役 1 6 図柄
@WIN_09_12	EQU	00001111B	; 小役 0 9 図柄、小役 1 0 図柄、小役 1 1 図柄、及び小役 1 2 図柄
@WIN_12_15	EQU	01111000B	; 小役 1 2 図柄、小役 1 3 図柄、小役 1 4 図柄、及び小役 1 5 図柄
@WIN_13_15	EQU	01111000B	; 小役 1 3 図柄、小役 1 4 図柄、及び小役 1 5 図柄
@WIN_13_16	EQU	11110000B	; 小役 1 3 図柄、小役 1 4 図柄、小役 1 5 図柄、及び小役 1 6 図柄

10

20

30

40

50

【図 179】

<第 25 実施形態：定義データ (4)>

;図柄 7 群			
@WIN_17	EQU	00000001B	;小役 1 7 図柄
@WIN_18	EQU	00000010B	;小役 1 8 図柄
@WIN_19	EQU	00000100B	;小役 1 9 図柄
@WIN_20	EQU	00001000B	;小役 2 0 図柄
@WIN_21	EQU	00010000B	;小役 2 1 図柄
@WIN_22	EQU	00100000B	;小役 2 2 図柄
@WIN_23	EQU	01000000B	;小役 2 3 図柄
@WIN_24	EQU	10000000B	;小役 2 4 図柄
@WIN_18_20	EQU	00001110B	;小役 1 8 図柄、小役 1 9 図柄、及び小役 2 0 図柄
@WIN_20_24	EQU	11111000B	;小役 2 0 図柄、小役 2 1 図柄、小役 2 2 図柄、小役 2 3 図柄、及び小役 2 4 図柄
@WIN_21_22	EQU	00110000B	;小役 2 1 図柄、及び小役 2 2 図柄
@WIN_23_24	EQU	11000000B	;小役 2 3 図柄及び小役 2 4 図柄
@WIN_17_24	EQU	11111111B	;図柄 7 群に係る図柄
;図柄 8 群			
@WIN_25	EQU	00000001B	;小役 2 5 図柄
@WIN_26	EQU	00000010B	;小役 2 6 図柄
@WIN_27	EQU	00000100B	;小役 2 7 図柄
@WIN_28	EQU	00001000B	;小役 2 8 図柄
@WIN_29	EQU	00010000B	;小役 2 9 図柄
@WIN_30	EQU	00100000B	;小役 3 0 図柄
@WIN_31	EQU	01000000B	;小役 3 1 図柄
@WIN_32	EQU	10000000B	;小役 3 2 図柄
@WIN_25_27	EQU	00000111B	;小役 2 5 図柄、小役 2 6 図柄、及び小役 2 7 図柄
@WIN_25_32	EQU	11111111B	;図柄 8 群に係る図柄
;図柄 9 群			
@WIN_33	EQU	00000001B	;小役 3 3 図柄
@WIN_34	EQU	00000010B	;小役 3 4 図柄

【図 180】

<第 25 実施形態>

(A)

<u>リール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH)</u>		
1 2 0 0 (H)	3 (H)	; 第 1 リール
1 2 0 1 (H)	3 9 (H)	; 第 2 リール
1 2 0 2 (H)	8 D (H)	; 第 3 リール

(B)

<u>第 1 リール図柄配列テーブル (TBL_PICARG 1)</u>		
1 2 0 3 (H) ~ 1 2 0 C (H)		
<u>第 1 リール図柄組合せテーブル (TBL_PICOMB 1)</u>		
1 2 0 D (H) ; リール図柄データ情報		
1 2 0 E (H) ; リール図柄データ情報+テーブルオフセット		
1 2 0 F (H) ~ 1 2 3 9 (H) ; 図柄データ		
<u>第 2 リール図柄配列テーブル (TBL_PICARG 2)</u>		
1 2 3 A (H) ~ 1 2 4 3 (H)		
<u>第 2 リール図柄組合せテーブル (TBL_PICOMB 2)</u>		
1 2 4 4 (H) ; リール図柄データ情報		
1 2 4 5 (H) ; リール図柄データ情報+テーブルオフセット		
1 2 4 6 (H) ~ 1 2 8 E (H) ; 図柄データ		
<u>第 3 リール図柄配列テーブル (TBL_PICARG 3)</u>		
1 2 8 F (H) ~ 1 2 9 8 (H)		
<u>第 3 リール図柄組合せテーブル (TBL_PICOMB 3)</u>		
1 2 9 9 (H) ; リール図柄データ情報		
1 2 9 A (H) ; リール図柄データ情報+テーブルオフセット		
1 2 9 B (H) ~ 1 2 D E (H) ; 図柄データ		

【図 181】

<第 25 実施形態>

第 1 リール図柄配列テーブル (TBL_PICARG 1)			
1 2 0 3 (H)	DEFB	@ZGR_08 * 16 + @ZGR_02	; 2 番図柄 + 3 番図柄
1 2 0 4 (H)	DEFB	@ZGR_05 * 16 + @ZGR_04	; 4 番図柄 + 5 番図柄
1 2 0 5 (H)	DEFB	@ZGR_07 * 16 + @ZGR_10	; 6 番図柄 + 7 番図柄
1 2 0 6 (H)	DEFB	@ZGR_09 * 16 + @ZGR_05	; 8 番図柄 + 9 番図柄
1 2 0 7 (H)	DEFB	@ZGR_04 * 16 + @ZGR_07	; 1 0 番図柄 + 1 1 番図柄
1 2 0 8 (H)	DEFB	@ZGR_06 * 16 + @ZGR_03	; 1 2 番図柄 + 1 3 番図柄
1 2 0 9 (H)	DEFB	@ZGR_05 * 16 + @ZGR_04	; 1 4 番図柄 + 1 5 番図柄
1 2 0 A (H)	DEFB	@ZGR_07 * 16 + @ZGR_06	; 1 6 番図柄 + 1 7 番図柄
1 2 0 B (H)	DEFB	@ZGR_01 * 16 + @ZGR_05	; 1 8 番図柄 + 1 9 番図柄
1 2 0 C (H)	DEFB	@ZGR_04 * 16 + @ZGR_07	; 0 番図柄 + 1 番図柄
リール図柄定義			
@ZGR_01	EQU	0	;青BAR
@ZGR_02	EQU	1	;黒BAR
@ZGR_03	EQU	2	;赤7
@ZGR_04	EQU	3	;リブレイ
@ZGR_05	EQU	4	;ベルA
@ZGR_06	EQU	5	;ベルB
@ZGR_07	EQU	6	;スイカ
@ZGR_08	EQU	7	;チェリー
@ZGR_09	EQU	8	;特図上
@ZGR_10	EQU	9	;特図下

【図 182】

<第 25 実施形態>

第 1 リール図柄組合せテーブル (TBL_PICOMB 1) (1)			
;図柄 1 群			
1 2 0 D (H)	DEFB	10000000B	;リール図柄データ情報
1 2 0 E (H)	DEFB	00000000B OR 03H	;リール図柄データ情報+テーブルオフセット
1 2 0 F (H)	DEFB	@SRB_A_H	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リブレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下
;図柄 2 群			
1 2 1 0 (H)	DEFB	10000000B	;リール図柄データ情報
1 2 1 1 (H)	DEFB	00000000B OR 03H	;リール図柄データ情報+テーブルオフセット
1 2 1 2 (H)	DEFB	@SRB_I_P	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リブレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下
;図柄 3 群			
1 2 1 3 (H)	DEFB	11011010B	;リール図柄データ情報
1 2 1 4 (H)	DEFB	10000000B OR 08H	;リール図柄データ情報+テーブルオフセット
1 2 1 5 (H)	DEFB	@1BB	;青BAR
1 2 1 6 (H)	DEFB	@REP_04	;黒BAR
; //	DEFB	0	;赤7
1 2 1 7 (H)	DEFB	@REP_01 OR @REP_02 OR @REP_07	;リブレイ
1 2 1 8 (H)	DEFB	@REP_03	;ベルA
; //	DEFB	0	;ベルB
1 2 1 9 (H)	DEFB	@REP_06	;スイカ
; //	DEFB	0	;チェリー
1 2 1 A (H)	DEFB	@REP_05	;特図上
; //	DEFB	0	;特図下

10

20

30

40

50

【図 183】

＜第 2.5 実施形態＞
第 1 リール図柄組合せテーブル (TBL_PICMB_1) (2)

;図柄 4 群			
1 2 1 B (H)	DEFB	00011000B	;リール図柄データ情報
1 2 1 C (H)	DEFB	10000000B OR 05H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
1 2 1 D (H)	DEFB	@REP_10	;リプレイ
1 2 1 E (H)	DEFB	@REP_09	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
1 2 1 F (H)	DEFB	@REP_08	;特図上
; //	DEFB	0	;特図下
;図柄 5 群			
1 2 2 0 (H)	DEFB	00001010B	;リール図柄データ情報
1 2 2 1 (H)	DEFB	00000000B OR 04H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リプレイ
1 2 2 2 (H)	DEFB	@WIN_03 OR @WIN_05 OR @WIN_06	;ベルA
; //	DEFB	0	;ベルB
1 2 2 3 (H)	DEFB	@WIN_01_02 OR @WIN_04 OR @WIN_07_08	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下
;図柄 6 群			
1 2 2 4 (H)	DEFB	01111010B	;リール図柄データ情報
1 2 2 5 (H)	DEFB	00000000B OR 07H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
1 2 2 6 (H)	DEFB	@WIN_15	;黒BAR
1 2 2 7 (H)	DEFB	@WIN_13	;赤7
1 2 2 8 (H)	DEFB	@WIN_14 OR @WIN_16	;リプレイ
1 2 2 9 (H)	DEFB	@WIN_09 OR @WIN_11 OR @WIN_12	;ベルA
; //	DEFB	0	;ベルB
1 2 2 A (H)	DEFB	@WIN_10	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下

【図 184】

＜第 2.5 実施形態＞
第 1 リール図柄組合せテーブル (TBL_PICMB_1) (3)

;図柄 7 群			
1 2 2 B (H)	DEFB	00110010B	;リール図柄データ情報
1 2 2 C (H)	DEFB	00000000B OR 05H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
1 2 2 D (H)	DEFB	@WIN_19 OR @WIN_21_22 OR @WIN_24	;赤7
1 2 2 E (H)	DEFB	@WIN_19 OR @WIN_20 OR @WIN_23_24	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 2 F (H)	DEFB	@WIN_17 OR @WIN_18	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下
;図柄 8 群			
1 2 3 0 (H)	DEFB	00110011B	;リール図柄データ情報
1 2 3 1 (H)	DEFB	00000000B OR 06H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
1 2 3 2 (H)	DEFB	@WIN_31 OR @WIN_32	;赤7
1 2 3 3 (H)	DEFB	@WIN_25 OR @WIN_31 OR @WIN_32	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 3 4 (H)	DEFB	@WIN_26 OR @WIN_28 OR @WIN_29	;スイカ
1 2 3 5 (H)	DEFB	@WIN_27 OR @WIN_30	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下
;図柄 9 群			
1 2 3 6 (H)	DEFB	10000001B	;リール図柄データ情報
1 2 3 7 (H)	DEFB	00000000B OR 00H	;リール図柄データ情報
1 2 3 8 (H)	DEFB	@WIN_34	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 3 9 (H)	DEFB	@WIN_33	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下

【図 185】

＜第 2.5 実施形態＞
第 2 リール図柄配列テーブル (TBL_PICARG_2)

1 2 3 A (H)	DEFB	@ZGR_08 * 16 + @ZGR_07	; 1 番図柄 + 2 番図柄
1 2 3 B (H)	DEFB	@ZGR_02 * 16 + @ZGR_04	; 3 番図柄 + 4 番図柄
1 2 3 C (H)	DEFB	@ZGR_05 * 16 + @ZGR_08	; 5 番図柄 + 6 番図柄
1 2 3 D (H)	DEFB	@ZGR_06 * 16 + @ZGR_01	; 7 番図柄 + 8 番図柄
1 2 3 E (H)	DEFB	@ZGR_04 * 16 + @ZGR_05	; 9 番図柄 + 10 番図柄
1 2 3 F (H)	DEFB	@ZGR_08 * 16 + @ZGR_07	; 1 1 番図柄 + 1 2 番図柄
1 2 4 0 (H)	DEFB	@ZGR_03 * 16 + @ZGR_04	; 1 3 番図柄 + 1 4 番図柄
1 2 4 1 (H)	DEFB	@ZGR_05 * 16 + @ZGR_08	; 1 5 番図柄 + 1 6 番図柄
1 2 4 2 (H)	DEFB	@ZGR_07 * 16 + @ZGR_09	; 1 7 番図柄 + 1 8 番図柄
1 2 4 3 (H)	DEFB	@ZGR_04 * 16 + @ZGR_05	; 1 9 番図柄 + 0 番図柄

リール図柄定義

@ZGR_01	EQU	0	;青BAR
@ZGR_02	EQU	1	;黒BAR
@ZGR_03	EQU	2	;赤7
@ZGR_04	EQU	3	;リプレイ
@ZGR_05	EQU	4	;ベルA
@ZGR_06	EQU	5	;ベルB
@ZGR_07	EQU	6	;スイカ
@ZGR_08	EQU	7	;チェリー
@ZGR_09	EQU	8	;特図上
@ZGR_10	EQU	9	;特図下

【図 186】

＜第 2.5 実施形態＞
第 2 リール図柄組合せテーブル (TBL_PICMB_2) (1)

;図柄 1 群			
1 2 4 4 (H)	DEFB	11000000B	;リール図柄データ情報
1 2 4 5 (H)	DEFB	00000000B OR 04H	;リール図柄データ情報 + テープリールオフセット
1 2 4 6 (H)	DEFB	@SRB_A_D	;青BAR
1 2 4 7 (H)	DEFB	@SRB_E_H	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下 (未使用)
;図柄 2 群			
1 2 4 8 (H)	DEFB	00100000B	;リール図柄データ情報
1 2 4 9 (H)	DEFB	10000000B OR 04H	;リール図柄データ情報 + テープリールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
1 2 4 A (H)	DEFB	@SRB_I_L	;赤7
; //	DEFB	0	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
1 2 4 B (H)	DEFB	@SRB_M_P	;特図上
; //	DEFB	0	;特図下 (未使用)
;図柄 3 群			
1 2 4 C (H)	DEFB	11110011B	;リール図柄データ情報
1 2 4 D (H)	DEFB	10000000B OR 09H	;リール図柄データ情報 + テープリールオフセット
1 2 4 E (H)	DEFB	@1B OR @REP_01	;青BAR
1 2 4 F (H)	DEFB	@REP_01	;黒BAR
1 2 5 0 (H)	DEFB	@REP_01 OR @REP_03 OR @REP_04	;赤7
1 2 5 1 (H)	DEFB	@REP_02 OR @REP_05_07	;リプレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 5 2 (H)	DEFB	@REP_06	;スイカ
1 2 5 3 (H)	DEFB	@REP_03 OR @REP_04	;チェリー
1 2 5 4 (H)	DEFB	@REP_01	;特図上
; //	DEFB	0	;特図下 (未使用)

10

20

30

40

50

【図 1 8 7】

<第 2 5 実施形態>			
第 2 リール図柄組合せテーブル (TBL_PICMB_2) (2)			
;図柄 4 群			
1 2 5 5 (H)	DEFB	00110001B	;リール図柄データ情報
1 2 5 6 (H)	DEFB	00000000B OR 05H	;リール図柄データ情報+テールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
1 2 5 7 (H)	DEFB	@REP_09 OR @REP_10	;赤7
1 2 5 8 (H)	DEFB	@REP_08	;リブレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
1 2 5 9 (H)	DEFB	@REP_09 OR @REP_10	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下(未使用)
;図柄 5 群			
1 2 5 A (H)	DEFB	00011001B	;リール図柄データ情報
1 2 5 B (H)	DEFB	00000000B OR 05H	;リール図柄データ情報+テールオフセット
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
1 2 5 C (H)	DEFB	@WIN_05	;リブレイ
1 2 5 D (H)	DEFB	@WIN_02_04 OR @WIN_06 OR @WIN_08	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
1 2 5 E (H)	DEFB	@WIN_01 OR @WIN_07	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下(未使用)
;図柄 6 群			
1 2 5 F (H)	DEFB	11111000B	;リール図柄データ情報
1 2 7 0 (H)	DEFB	10000000B OR 08H	;リール図柄データ情報+テールオフセット
1 2 7 1 (H)	DEFB	@WIN_16	;青BAR
1 2 7 2 (H)	DEFB	@WIN_16	;黒BAR
1 2 7 3 (H)	DEFB	@WIN_16	;赤7
1 2 7 4 (H)	DEFB	@WIN_11	;リブレイ
1 2 7 5 (H)	DEFB	@WIN_09 OR @WIN_10 OR @WIN_12_15	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー
1 2 7 6 (H)	DEFB	@WIN_16	;特図上
; //	DEFB	0	;特図下(未使用)

【図 1 8 8】

<第 2 5 実施形態>			
第 2 リール図柄組合せテーブル (TBL_PICMB_2) (3)			
;図柄 7 群			
1 2 7 7 (H)	DEFB	1111101B	;リール図柄データ情報
1 2 7 8 (H)	DEFB	10000000B OR 0AH	;リール図柄データ情報+テールオフセット
1 2 7 9 (H)	DEFB	@WIN_21	;青BAR
1 2 7 A (H)	DEFB	@WIN_21	;黒BAR
1 2 7 B (H)	DEFB	@WIN_17 OR @WIN_21	;赤7
1 2 7 C (H)	DEFB	@WIN_17 OR @WIN_24	;リブレイ
1 2 7 D (H)	DEFB	@WIN_19 OR @WIN_22 OR @WIN_23	;ベルA
1 2 7 E (H)	DEFB	@WIN_20	;ベルB
; //	DEFB	0	;スイカ
1 2 7 F (H)	DEFB	@WIN_18	;チェリー
1 2 8 0 (H)	DEFB	@WIN_21	;特図上
; //	DEFB	0	;特図下(未使用)
;図柄 8 群			
1 2 8 1 (H)	DEFB	11101111B	;リール図柄データ情報
1 2 8 2 (H)	DEFB	10000000B OR 0AH	;リール図柄データ情報+テールオフセット
1 2 8 3 (H)	DEFB	@WIN_25 OR @WIN_26 OR @WIN_27	;青BAR
1 2 8 4 (H)	DEFB	@WIN_25 OR @WIN_26 OR @WIN_27	;黒BAR
1 2 8 5 (H)	DEFB	@WIN_25 OR @WIN_26 OR @WIN_27	;赤7
; //	DEFB	0	;リブレイ
1 2 8 6 (H)	DEFB	@WIN_31 OR @WIN_32	;ベルA
1 2 8 7 (H)	DEFB	@WIN_28	;ベルB
1 2 8 8 (H)	DEFB	@WIN_28	;スイカ
1 2 8 9 (H)	DEFB	@WIN_29 OR @WIN_30	;チェリー
1 2 8 A (H)	DEFB	@WIN_25 OR @WIN_26 OR @WIN_27	;特図上
; //	DEFB	0	;特図下(未使用)
;図柄 9 群			
1 2 8 B (H)	DEFB	00001001B	;リール図柄データ情報
1 2 8 C (H)	DEFB	00000000B OR 00H	;リール図柄データ情報
; //	DEFB	0	;青BAR
; //	DEFB	0	;黒BAR
; //	DEFB	0	;赤7
; //	DEFB	0	;リブレイ
1 2 8 D (H)	DEFB	@WIN_34	;ベルA
; //	DEFB	0	;ベルB
; //	DEFB	0	;スイカ
1 2 8 E (H)	DEFB	@WIN_33	;チェリー
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下(未使用)

【図 1 8 9】

<第 2 5 実施形態>			
第 3 リール図柄配列テーブル (TBL_PICARG_3)			
1 2 8 F (H)	DEFB	@ZGR_06 * 16 + @ZGR_04	; 0 番図柄 + 1 番図柄
1 2 9 0 (H)	DEFB	@ZGR_01 * 16 + @ZGR_03	; 2 番図柄 + 3 番図柄
1 2 9 1 (H)	DEFB	@ZGR_05 * 16 + @ZGR_06	; 4 番図柄 + 5 番図柄
1 2 9 2 (H)	DEFB	@ZGR_04 * 16 + @ZGR_01	; 6 番図柄 + 7 番図柄
1 2 9 3 (H)	DEFB	@ZGR_02 * 16 + @ZGR_05	; 8 番図柄 + 9 番図柄
1 2 9 4 (H)	DEFB	@ZGR_06 * 16 + @ZGR_04	; 1 0 番図柄 + 1 1 番図柄
1 2 9 5 (H)	DEFB	@ZGR_01 * 16 + @ZGR_07	; 1 2 番図柄 + 1 3 番図柄
1 2 9 6 (H)	DEFB	@ZGR_05 * 16 + @ZGR_06	; 1 4 番図柄 + 1 5 番図柄
1 2 9 7 (H)	DEFB	@ZGR_04 * 16 + @ZGR_10	; 1 6 番図柄 + 1 7 番図柄
1 2 9 8 (H)	DEFB	@ZGR_09 * 16 + @ZGR_05	; 1 8 番図柄 + 1 9 番図柄
定義データ			
@ZGR_01	EQU	0	;青BAR
@ZGR_02	EQU	1	;黒BAR
@ZGR_03	EQU	2	;赤7
@ZGR_04	EQU	3	;リブレイ
@ZGR_05	EQU	4	;ベルA
@ZGR_06	EQU	5	;ベルB
@ZGR_07	EQU	6	;スイカ
@ZGR_08	EQU	7	;チェリー
@ZGR_09	EQU	8	;特図上
@ZGR_10	EQU	9	;特図下

【図 1 9 0】

<第 2 5 実施形態>			
第 3 リール図柄組合せテーブル (TBL_PICMB_3) (1)			
;図柄 1 群			
1 2 9 9 (H)	DEFB	01100010B	;リール図柄データ情報
1 2 9 A (H)	DEFB	10000000B OR 06H	;リール図柄データ情報+テールオフセット
; //	DEFB	0	;青BAR
1 2 9 B (H)	DEFB	@SRB_A OR @SRB_E	;黒BAR
1 2 9 C (H)	DEFB	@SRB_B OR @SRB_F	;赤7
; //	DEFB	0	;リブレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 9 D (H)	DEFB	@SRB_C OR @SRB_G	;スイカ
; //	DEFB	0	;チェリー(未使用)
1 2 9 E (H)	DEFB	@SRB_D OR @SRB_H	;特図上
; //	DEFB	0	;特図下
;図柄 2 群			
1 2 9 F (H)	DEFB	01100010B	;リール図柄データ情報
1 2 A 0 (H)	DEFB	10000000B OR 06H	;リール図柄データ情報+テールオフセット
; //	DEFB	0	;青BAR
1 2 A 1 (H)	DEFB	@SRB_I OR @SRB_M	;黒BAR
1 2 A 2 (H)	DEFB	@SRB_J OR @SRB_N	;赤7
; //	DEFB	0	;リブレイ
; //	DEFB	0	;ベルA
; //	DEFB	0	;ベルB
1 2 A 3 (H)	DEFB	@SRB_K OR @SRB_O	;スイカ
; //	DEFB	0	;チェリー(未使用)
1 2 A 4 (H)	DEFB	@SRB_L OR @SRB_P	;特図上
; //	DEFB	0	;特図下
;図柄 3 群			
1 2 A 5 (H)	DEFB	11111110B	;リール図柄データ情報
1 2 A 6 (H)	DEFB	10000000B OR 0AH	;リール図柄データ情報+テールオフセット
1 2 A 7 (H)	DEFB	@1BB	;青BAR
1 2 A 8 (H)	DEFB	@REP_06	;黒BAR
1 2 A 9 (H)	DEFB	@REP_06	;赤7
1 2 A A (H)	DEFB	@REP_02 OR @REP_03 OR @REP_04	;リブレイ
1 2 A B (H)	DEFB	@REP_01 OR @REP_05 OR @REP_07	;ベルA
1 2 A C (H)	DEFB	@REP_03 OR @REP_04	;ベルB
1 2 A D (H)	DEFB	@REP_06	;スイカ
; //	DEFB	0	;チェリー(未使用)
1 2 A E (H)	DEFB	@REP_06	;特図上
; //	DEFB	0	;特図下

10

20

30

40

50

【図 1 9 1】

＜第 2 5 実施形態＞
第 3 リール図柄組合せテーブル (TBL_PICMB_3) (2)

;図柄 4 群			
1 2 A F (H)	DEFB	10010100B	;リール図柄データ情報
1 2 B 0 (H)	DEFB	01000000B OR 06H	;リール図柄データ情報 + テープノオフセット
1 2 B 1 (H)	DEFB	@REP_09	;青 B A R
; //	DEFB	0	;黒 B A R
; //	DEFB	0	;赤 7
1 2 B 2 (H)	DEFB	@REP_08	;リブレイ
; //	DEFB	0	;ベル A
1 2 B 3 (H)	DEFB	@REP_10	;ベル B
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー (未使用)
; //	DEFB	0	;特図上
1 2 B 4 (H)	DEFB	@REP_09	;特図下

;図柄 5 群			
1 2 B 5 (H)	DEFB	11101110B	;リール図柄データ情報
1 2 B 6 (H)	DEFB	11000000B OR 0AH	;リール図柄データ情報 + テープノオフセット
1 2 B 7 (H)	DEFB	@WIN_02 OR @WIN_05 OR @WIN_06	;青 B A R
1 2 B 8 (H)	DEFB	@WIN_08	;黒 B A R
1 2 B 9 (H)	DEFB	@WIN_08	;赤 7
; //	DEFB	0	;リブレイ
1 2 B A (H)	DEFB	@WIN_01 OR @WIN_03 OR @WIN_04	;ベル A
1 2 B B (H)	DEFB	@WIN_07	;ベル B
1 2 B C (H)	DEFB	@WIN_08	;スイカ
; //	DEFB	0	;チェリー (未使用)
1 2 B D (H)	DEFB	@WIN_08	;特図上
1 2 B E (H)	DEFB	@WIN_02 OR @WIN_05 OR @WIN_06	;特図下

;図柄 6 群			
1 2 B F (H)	DEFB	11101110B	;リール図柄データ情報
1 2 C 0 (H)	DEFB	10000000B OR 09H	;リール図柄データ情報 + テープノオフセット
1 2 C 1 (H)	DEFB	@WIN_16	;青 B A R
1 2 C 2 (H)	DEFB	@WIN_11 OR @WIN_12	;黒 B A R
1 2 C 3 (H)	DEFB	@WIN_11 OR @WIN_12	;赤 7
; //	DEFB	0	;リブレイ
1 2 C 4 (H)	DEFB	@WIN_13 OR @WIN_14	;ベル A
1 2 C 5 (H)	DEFB	@WIN_09 OR @WIN_10 OR @WIN_13_15	;ベル B
1 2 C 6 (H)	DEFB	@WIN_11 OR @WIN_12	;スイカ
; //	DEFB	0	;チェリー (未使用)
1 2 C 7 (H)	DEFB	@WIN_11 OR @WIN_12	;特図上
; //	DEFB	0	;特図下

【図 1 9 2】

＜第 2 5 実施形態＞
第 3 リール図柄組合せテーブル (TBL_PICMB_3) (3)

;図柄 7 群			
1 2 C 8 (H)	DEFB	11110010B	;リール図柄データ情報
1 2 C 9 (H)	DEFB	11000000B OR 09H	;リール図柄データ情報 + テープノオフセット
1 2 C A (H)	DEFB	@WIN_18 OR @WIN_20 OR @WIN_21	;青 B A R
1 2 C B (H)	DEFB	@WIN_22 OR @WIN_23	;黒 B A R
1 2 C C (H)	DEFB	@WIN_22 OR @WIN_23	;赤 7
1 2 C D (H)	DEFB	@WIN_17	;リブレイ
; //	DEFB	0	;ベル A
; //	DEFB	0	;ベル B
1 2 C E (H)	DEFB	@WIN_22 OR @WIN_23	;スイカ
; //	DEFB	0	;チェリー (未使用)
1 2 C F (H)	DEFB	@WIN_22 OR @WIN_23	;特図上
1 2 D 0 (H)	DEFB	@WIN_18_20 OR @WIN_24	;特図下

;図柄 8 群			
1 2 D 1 (H)	DEFB	11111010B	;リール図柄データ情報
1 2 D 2 (H)	DEFB	10000000B OR 09H	;リール図柄データ情報 + テープノオフセット
1 2 D 3 (H)	DEFB	@WIN_26 OR @WIN_27 OR @WIN_32	;青 B A R
1 2 D 4 (H)	DEFB	@WIN_25 OR @WIN_29	;黒 B A R
1 2 D 5 (H)	DEFB	@WIN_25 OR @WIN_29	;赤 7
1 2 D 6 (H)	DEFB	@WIN_31	;リブレイ
1 2 D 7 (H)	DEFB	@WIN_28	;ベル A
; //	DEFB	0	;ベル B
1 2 D 8 (H)	DEFB	@WIN_25 OR @WIN_29 OR @WIN_30	;スイカ
; //	DEFB	0	;チェリー (未使用)
1 2 D 9 (H)	DEFB	@WIN_25 OR @WIN_29 OR @WIN_30	;特図上
; //	DEFB	0	;特図下

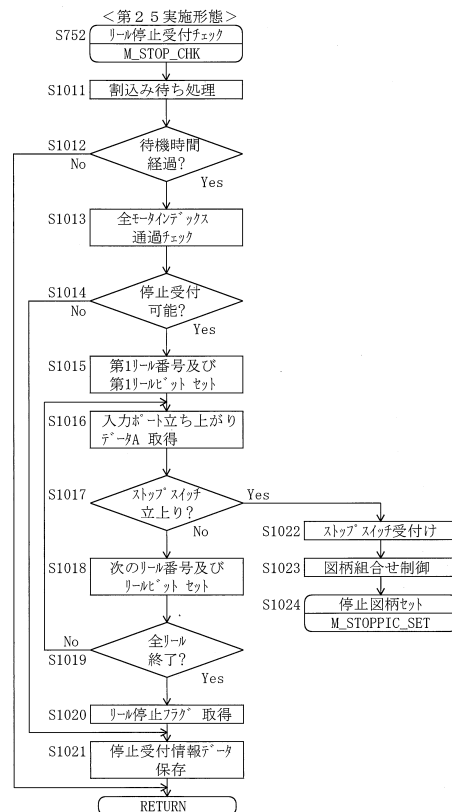
;図柄 9 群			
1 2 D A (H)	DEFB	01101000B	;リール図柄データ情報
1 2 D B (H)	DEFB	00000000B OR 00H	;リール図柄データ情報
; //	DEFB	0	;青 B A R
1 2 D C (H)	DEFB	@WIN_33	;黒 B A R
1 2 D D (H)	DEFB	@WIN_33	;赤 7
; //	DEFB	0	;リブレイ
1 2 D E (H)	DEFB	@WIN_34	;ベル A
; //	DEFB	0	;ベル B
; //	DEFB	0	;スイカ
; //	DEFB	0	;チェリー (未使用)
; //	DEFB	0	;特図上
; //	DEFB	0	;特図下

【図 1 9 3】

＜第 2 5 実施形態＞
払出し枚数テーブル (TBL_WIN_CTL)

1 4 0 0 (H)	DEFB	6	;検査回数
1 4 0 1 (H)	DEFB	0 * 32 +15	;移行バイト数及び取得データ
1 4 0 2 (H)	DEFB	@_PIC5	;指定データ
1 4 0 3 (H)	DEFB	1 * 32 +15	;移行バイト数及び取得データ
1 4 0 4 (H)	DEFB	@WIN_09_12	;指定データ
1 4 0 5 (H)	DEFB	0 * 32 +3	;移行バイト数及び取得データ
1 4 0 6 (H)	DEFB	@WIN_13_16	;指定データ
1 4 0 7 (H)	DEFB	1 * 32 +3	;移行バイト数及び取得データ
1 4 0 8 (H)	DEFB	@_PIC7	;指定データ
1 4 0 9 (H)	DEFB	1 * 32 +1	;移行バイト数及び取得データ
1 4 0 A (H)	DEFB	@_PIC8	;指定データ
1 4 0 B (H)	DEFB	1 * 32 +1	;移行バイト数及び取得データ
1 4 0 C (H)	DEFB	@_PIC9	;指定データ

【図 1 9 4】



10

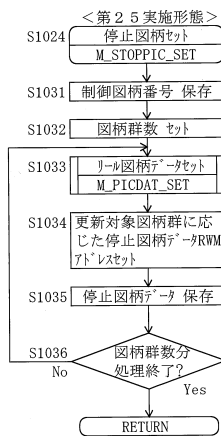
20

30

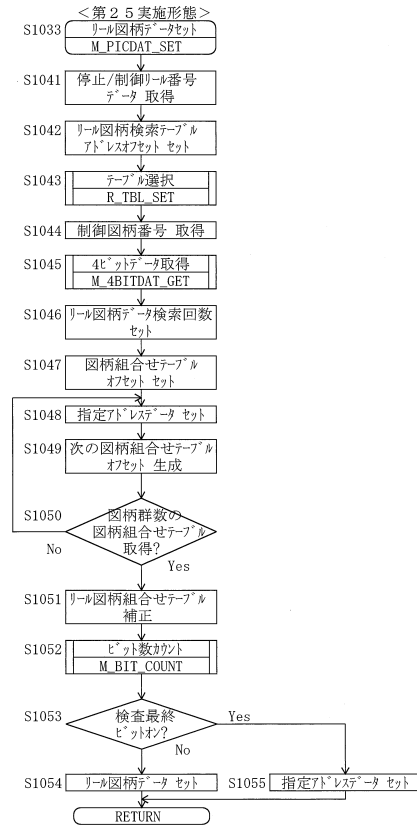
40

50

【図 195】



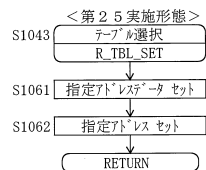
【図 196】



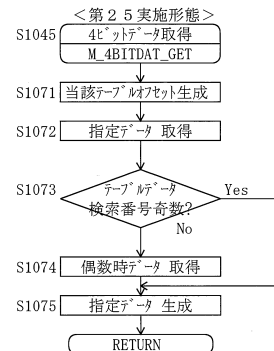
10

20

【図 197】



【図 198】

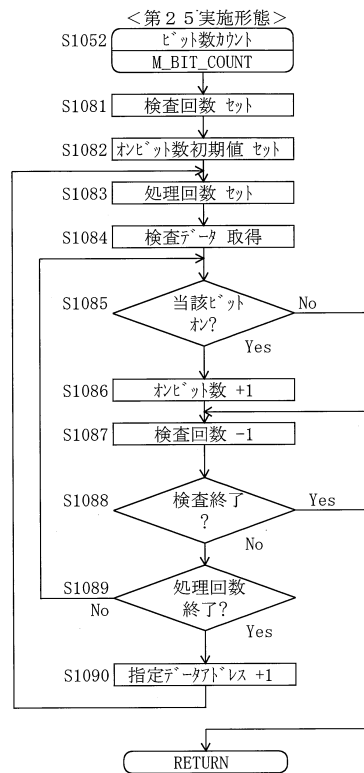


30

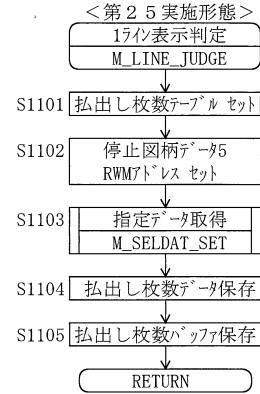
40

50

【図 199】



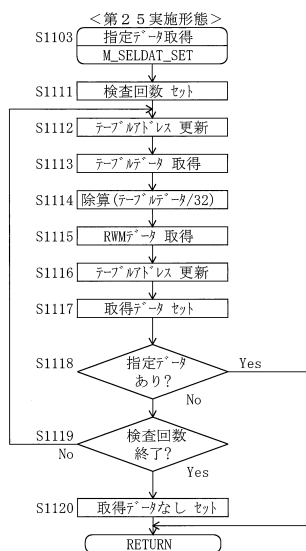
【図 200】



10

20

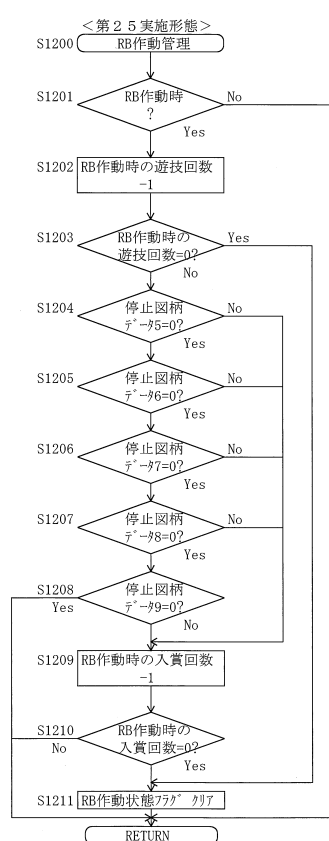
【図 201】



(参考) 払出し枚数テーブル (TBL_WIN_CTL)

1 4 0 0 (H)	DEFB	6
1 4 0 1 (H)	DEFB	0 * 32 +15
1 4 0 2 (H)	DEFB	@_PIC5
1 4 0 3 (H)	DEFB	1 * 32 +15
1 4 0 4 (H)	DEFB	@WIN_09_12
1 4 0 5 (H)	DEFB	0 * 32 +3
1 4 0 6 (H)	DEFB	@WIN_13_16
1 4 0 7 (H)	DEFB	1 * 32 +3
1 4 0 8 (H)	DEFB	@_PIC7
1 4 0 9 (H)	DEFB	1 * 32 +1
1 4 0 A (H)	DEFB	@_PIC8
1 4 0 B (H)	DEFB	1 * 32 +1
1 4 0 C (H)	DEFB	@_PIC9

【図 202】



30

40

50

【図 2 0 3】

＜第 2 6 実施形態＞			
アドレス	RWM名称	内容	データ
F01E (1)	PT_STOP_STS	停止受付情報データ	
		D0 第 1 ストップ スイッチ	1: 受付可能
		D1 第 2 ストップ スイッチ	0: その他
		D2 第 3 ストップ スイッチ	
		D3 未使用	
		D4 未使用	
		D5 未使用	
		D6 未使用	
		D7 未使用	
F023 (1)	_NB_PAY_MEDAL	払出し枚数データ	0～15 (D)
F024 (1)	BF_PAY_MEDAL	払出し枚数データバッファ	0～15 (D)
FOA0 (2)	_BF_PICARG_ADR1	図柄配列アドレスバッファ 1	
		スタートスイッチ受け時	1200 (H)
		停止受け時	1300 (H) ～13B3 (H)
FOA2 (2)	_BF_PICARG_ADR2	図柄配列アドレスバッファ 2	
		スタートスイッチ受け時	1200 (H)
		停止受け時	13B4 (H) ～1467 (H)
FOA4 (2)	_BF_PICARG_ADR3	図柄配列アドレスバッファ 3	
		スタートスイッチ受け時	1200 (H)
		停止受け時	1468 (H) ～151C (H)
FOAD (1)	_FL_STOP_LP	リール停止フラグ	
		D0 第 1 リール停止受付	1: その他
		D1 第 2 リール停止受付	0: 受付済み
		D2 第 3 リール停止受付	
		D3 未使用	
		D4 未使用	
		D5 未使用	
		D6 未使用	
		D7 未使用	
FOAF (1)	_NB_STOP_REEL	停止／制御リール番号データ 制御中又は停止受付時のリール番号	1: 左 2: 中 3: 右
FOB4 (1)	_BF_PICTURE	制御図柄番号 基準位置 (下段) に停止する図柄番号	0～19 (D)

【図 2 0 4】

＜第 2 6 実施形態＞			
(A)			
図柄制御データテーブル (TBL_PIC_DAT)			
1 2 0 0 (H)	DEFB	11111111B	; 図柄 1 群
1 2 0 1 (H)	DEFB	11111111B	; 図柄 2 群
1 2 0 2 (H)	DEFB	11111111B	; 図柄 3 群
1 2 0 3 (H)	DEFB	00000111B	; 図柄 4 群
1 2 0 4 (H)	DEFB	11111111B	; 図柄 5 群
1 2 0 5 (H)	DEFB	11111111B	; 図柄 6 群
1 2 0 6 (H)	DEFB	11111111B	; 図柄 7 群
1 2 0 7 (H)	DEFB	11111111B	; 図柄 8 群
1 2 0 8 (H)	DEFB	00000011B	; 図柄 9 群
(B)			
リール図柄検索テーブルアドレスオフセットテーブル (TBL_PIC_SRCH)			
1 2 0 9 (H)	DEFW	1 2 F F (H)	; TBL_PICARG_1
1 2 0 B (H)	DEFW	1 3 B 3 (H)	; TBL_PICARG_2
1 2 0 D (H)	DEFW	1 4 6 7 (H)	; TBL_PICARG_3

10

20

【図 2 0 5】

＜第 2 6 実施形態＞			
第 1 リール図柄検索テーブル (TBL_PICARG_1) (1)			
; 2 番図柄 (チェリー)			
1 3 0 0 (H)	DEFB	0	; 第 1 群
1 3 0 1 (H)	DEFB	0	; 第 2 群
1 3 0 2 (H)	DEFB	0	; 第 3 群
1 3 0 3 (H)	DEFB	0	; 第 4 群
1 3 0 4 (H)	DEFB	0	; 第 5 群
1 3 0 5 (H)	DEFB	0	; 第 6 群
1 3 0 6 (H)	DEFB	0	; 第 7 群
1 3 0 7 (H)	DEFB	@WIN_27 OR @WIN_30	; 第 8 群
1 3 0 8 (H)	DEFB	@WIN_33	; 第 9 群
; 3 番図柄 (黒BAR)			
1 3 0 9 (H)	DEFB	0	; 第 1 群
1 3 0 A (H)	DEFB	0	; 第 2 群
1 3 0 B (H)	DEFB	@REP_04	; 第 3 群
1 3 0 C (H)	DEFB	0	; 第 4 群
1 3 0 D (H)	DEFB	0	; 第 5 群
1 3 0 E (H)	DEFB	@WIN_15	; 第 6 群
1 3 0 F (H)	DEFB	0	; 第 7 群
1 3 1 0 (H)	DEFB	0	; 第 8 群
1 3 1 1 (H)	DEFB	0	; 第 9 群
; 4 番図柄 (ベルA)			
1 3 1 2 (H)	DEFB	0	; 第 1 群
1 3 1 3 (H)	DEFB	0	; 第 2 群
1 3 1 4 (H)	DEFB	@REP_03	; 第 3 群
1 3 1 5 (H)	DEFB	@REP_09	; 第 4 群
1 3 1 6 (H)	DEFB	@WIN_03 OR @WIN_05 OR @WIN_06	; 第 5 群
1 3 1 7 (H)	DEFB	@WIN_09 OR @WIN_11 OR @WIN_12	; 第 6 群
1 3 1 8 (H)	DEFB	0	; 第 7 群
1 3 1 9 (H)	DEFB	0	; 第 8 群
1 3 1 A (H)	DEFB	0	; 第 9 群
; 5 番図柄 (リプレイ)			
1 3 1 B (H)	DEFB	0	; 第 1 群
1 3 1 C (H)	DEFB	0	; 第 2 群
1 3 1 D (H)	DEFB	@REP_01 OR @REP_02 OR @REP_07	; 第 3 群
1 3 1 E (H)	DEFB	@REP_10	; 第 4 群
1 3 1 F (H)	DEFB	0	; 第 5 群
1 3 2 0 (H)	DEFB	@WIN_14 OR @WIN_16	; 第 6 群
1 3 2 1 (H)	DEFB	@WIN_19 OR @WIN_20 OR @WIN_23_24	; 第 7 群
1 3 2 2 (H)	DEFB	@WIN_25 OR @WIN_31 OR @WIN_32	; 第 8 群
1 3 2 3 (H)	DEFB	0	; 第 9 群

【図 2 0 6】

＜第 2 6 実施形態＞			
第 1 リール図柄検索テーブル (TBL_PICARG_1) (2)			
; 6 番図柄 (スイカ)			
1 3 2 4 (H)	DEFB	0	; 第 1 群
1 3 2 5 (H)	DEFB	0	; 第 2 群
1 3 2 6 (H)	DEFB	@REP_06	; 第 3 群
1 3 2 7 (H)	DEFB	0	; 第 4 群
1 3 2 8 (H)	DEFB	@WIN_01_02 OR @WIN_04 OR @WIN_07_08	; 第 5 群
1 3 2 9 (H)	DEFB	@WIN_10	; 第 6 群
1 3 2 A (H)	DEFB	@WIN_17 OR @WIN_18	; 第 7 群
1 3 2 B (H)	DEFB	@WIN_26 OR @WIN_28 OR @WIN_29	; 第 8 群
1 3 2 C (H)	DEFB	0	; 第 9 群
; 7 番図柄 (特図下)			
1 3 2 D (H)	DEFB	0	; 第 1 群
1 3 2 E (H)	DEFB	0	; 第 2 群
1 3 2 F (H)	DEFB	0	; 第 3 群
1 3 3 0 (H)	DEFB	0	; 第 4 群
1 3 3 1 (H)	DEFB	0	; 第 5 群
1 3 3 2 (H)	DEFB	0	; 第 6 群
1 3 3 3 (H)	DEFB	0	; 第 7 群
1 3 3 4 (H)	DEFB	0	; 第 8 群
1 3 3 5 (H)	DEFB	0	; 第 9 群
; 8 番図柄 (特図上)			
1 3 3 6 (H)	DEFB	0	; 第 1 群
1 3 3 7 (H)	DEFB	0	; 第 2 群
1 3 3 8 (H)	DEFB	@REP_05	; 第 3 群
1 3 3 9 (H)	DEFB	@REP_08	; 第 4 群
1 3 3 A (H)	DEFB	0	; 第 5 群
1 3 3 B (H)	DEFB	0	; 第 6 群
1 3 3 C (H)	DEFB	0	; 第 7 群
1 3 3 D (H)	DEFB	0	; 第 8 群
1 3 3 E (H)	DEFB	0	; 第 9 群
; 9 番図柄 (ベルA)			
1 3 3 F (H)	DEFB	0	; 第 1 群
1 3 4 0 (H)	DEFB	0	; 第 2 群
1 3 4 1 (H)	DEFB	@REP_03	; 第 3 群
1 3 4 2 (H)	DEFB	@REP_09	; 第 4 群
1 3 4 3 (H)	DEFB	@WIN_03 OR @WIN_05 OR @WIN_06	; 第 5 群
1 3 4 4 (H)	DEFB	@WIN_09 OR @WIN_11 OR @WIN_12	; 第 6 群
1 3 4 5 (H)	DEFB	0	; 第 7 群
1 3 4 6 (H)	DEFB	0	; 第 8 群
1 3 4 7 (H)	DEFB	0	; 第 9 群

30

40

50

【図 2 0 7】

<第 2 6 実施形態>

第 1 リール図柄検索テーブル (TBL_PICARG_1) (3)

; 1 0 番図柄 (リブレイ)		
1 3 4 8 (H)	DEFB	0 ; 第 1 群
1 3 4 9 (H)	DEFB	0 ; 第 2 群
1 3 4 A (H)	DEFB	@REP_01 OR @REP_02 OR @REP_07 ; 第 3 群
1 3 4 B (H)	DEFB	@REP_10 ; 第 4 群
1 3 4 C (H)	DEFB	0 ; 第 5 群
1 3 4 D (H)	DEFB	@WIN_14 OR @WIN_16 ; 第 6 群
1 3 4 E (H)	DEFB	@WIN_19 OR @WIN_20 OR @WIN_23_24 ; 第 7 群
1 3 4 F (H)	DEFB	@WIN_25 OR @WIN_31 OR @WIN_32 ; 第 8 群
1 3 5 0 (H)	DEFB	0 ; 第 9 群

; 1 1 番図柄 (スイカ)		
1 3 5 1 (H)	DEFB	0 ; 第 1 群
1 3 5 2 (H)	DEFB	0 ; 第 2 群
1 3 5 3 (H)	DEFB	@REP_06 ; 第 3 群
1 3 5 4 (H)	DEFB	0 ; 第 4 群
1 3 5 5 (H)	DEFB	@WIN_01_02 OR @WIN_04 OR @WIN_07_08 ; 第 5 群
1 3 5 6 (H)	DEFB	@WIN_10 ; 第 6 群
1 3 5 7 (H)	DEFB	@WIN_17 OR @WIN_18 ; 第 7 群
1 3 5 8 (H)	DEFB	@WIN_26 OR @WIN_28 OR @WIN_29 ; 第 8 群
1 3 5 9 (H)	DEFB	0 ; 第 9 群

; 1 2 番図柄 (ベル B)		
1 3 5 A (H)	DEFB	0 ; 第 1 群
1 3 5 B (H)	DEFB	0 ; 第 2 群
1 3 5 C (H)	DEFB	0 ; 第 3 群
1 3 5 D (H)	DEFB	0 ; 第 4 群
1 3 5 E (H)	DEFB	0 ; 第 5 群
1 3 5 F (H)	DEFB	0 ; 第 6 群
1 3 6 0 (H)	DEFB	0 ; 第 7 群
1 3 6 1 (H)	DEFB	0 ; 第 8 群
1 3 6 2 (H)	DEFB	0 ; 第 9 群

; 1 3 番図柄 (赤 7)		
1 3 6 3 (H)	DEFB	0 ; 第 1 群
1 3 6 4 (H)	DEFB	0 ; 第 2 群
1 3 6 5 (H)	DEFB	0 ; 第 3 群
1 3 6 6 (H)	DEFB	0 ; 第 4 群
1 3 6 7 (H)	DEFB	0 ; 第 5 群
1 3 6 8 (H)	DEFB	@WIN_13 ; 第 6 群
1 3 6 9 (H)	DEFB	@WIN_19 OR @WIN_21_22 OR @WIN_24 ; 第 7 群
1 3 6 A (H)	DEFB	@WIN_31 OR @WIN_32 ; 第 8 群
1 3 6 B (H)	DEFB	0 ; 第 9 群

【図 2 0 9】

<第 2 6 実施形態>

第 1 リール図柄検索テーブル (TBL_PICARG_1) (5)

; 1 8 番図柄 (青 B A R)		
1 3 9 0 (H)	DEFB	@SRB_A_H ; 第 1 群
1 3 9 1 (H)	DEFB	@SRB_I_P ; 第 2 群
1 3 9 2 (H)	DEFB	@1BB ; 第 3 群
1 3 9 3 (H)	DEFB	0 ; 第 4 群
1 3 9 4 (H)	DEFB	0 ; 第 5 群
1 3 9 5 (H)	DEFB	0 ; 第 6 群
1 3 9 6 (H)	DEFB	0 ; 第 7 群
1 3 9 7 (H)	DEFB	0 ; 第 8 群
1 3 9 8 (H)	DEFB	@WIN_34 ; 第 9 群

; 1 9 番図柄 (ベル A)		
1 3 9 9 (H)	DEFB	0 ; 第 1 群
1 3 9 A (H)	DEFB	0 ; 第 2 群
1 3 9 B (H)	DEFB	@REP_03 ; 第 3 群
1 3 9 C (H)	DEFB	@REP_09 ; 第 4 群
1 3 9 D (H)	DEFB	@WIN_03 OR @WIN_05 OR @WIN_06 ; 第 5 群
1 3 9 E (H)	DEFB	@WIN_09 OR @WIN_11 OR @WIN_12 ; 第 6 群
1 3 9 F (H)	DEFB	0 ; 第 7 群
1 3 A 0 (H)	DEFB	0 ; 第 8 群
1 3 A 1 (H)	DEFB	0 ; 第 9 群

; 0 番図柄 (リブレイ)		
1 3 A 2 (H)	DEFB	0 ; 第 1 群
1 3 A 3 (H)	DEFB	0 ; 第 2 群
1 3 A 4 (H)	DEFB	@REP_01 OR @REP_02 OR @REP_07 ; 第 3 群
1 3 A 5 (H)	DEFB	@REP_10 ; 第 4 群
1 3 A 6 (H)	DEFB	0 ; 第 5 群
1 3 A 7 (H)	DEFB	@WIN_14 OR @WIN_16 ; 第 6 群
1 3 A 8 (H)	DEFB	@WIN_19 OR @WIN_20 OR @WIN_23_24 ; 第 7 群
1 3 A 9 (H)	DEFB	@WIN_25 OR @WIN_31 OR @WIN_32 ; 第 8 群
1 3 A A (H)	DEFB	0 ; 第 9 群

; 1 番図柄 (スイカ)		
1 3 A B (H)	DEFB	0 ; 第 1 群
1 3 A C (H)	DEFB	0 ; 第 2 群
1 3 A D (H)	DEFB	@REP_06 ; 第 3 群
1 3 A E (H)	DEFB	0 ; 第 4 群
1 3 A F (H)	DEFB	@WIN_01_02 OR @WIN_04 OR @WIN_07_08 ; 第 5 群
1 3 B 0 (H)	DEFB	@WIN_10 ; 第 6 群
1 3 B 1 (H)	DEFB	@WIN_17 OR @WIN_18 ; 第 7 群
1 3 B 2 (H)	DEFB	@WIN_26 OR @WIN_28 OR @WIN_29 ; 第 8 群
1 3 B 3 (H)	DEFB	0 ; 第 9 群

【図 2 0 8】

<第 2 6 実施形態>

第 1 リール図柄検索テーブル (TBL_PICARG_1) (4)

; 1 4 番図柄 (ベル A)		
1 3 6 C (H)	DEFB	0 ; 第 1 群
1 3 6 D (H)	DEFB	0 ; 第 2 群
1 3 6 E (H)	DEFB	@REP_03 ; 第 3 群
1 3 6 F (H)	DEFB	@REP_09 ; 第 4 群
1 3 7 0 (H)	DEFB	@WIN_03 OR @WIN_05 OR @WIN_06 ; 第 5 群
1 3 7 1 (H)	DEFB	@WIN_09 OR @WIN_11 OR @WIN_12 ; 第 6 群
1 3 7 2 (H)	DEFB	0 ; 第 7 群
1 3 7 3 (H)	DEFB	0 ; 第 8 群
1 3 7 4 (H)	DEFB	0 ; 第 9 群

; 1 5 番図柄 (リブレイ)		
1 3 7 5 (H)	DEFB	0 ; 第 1 群
1 3 7 6 (H)	DEFB	0 ; 第 2 群
1 3 7 7 (H)	DEFB	@REP_01 OR @REP_02 OR @REP_07 ; 第 3 群
1 3 7 8 (H)	DEFB	@REP_10 ; 第 4 群
1 3 7 9 (H)	DEFB	0 ; 第 5 群
1 3 7 A (H)	DEFB	@WIN_14 OR @WIN_16 ; 第 6 群
1 3 7 B (H)	DEFB	@WIN_19 OR @WIN_20 OR @WIN_23_24 ; 第 7 群
1 3 7 C (H)	DEFB	@WIN_25 OR @WIN_31 OR @WIN_32 ; 第 8 群
1 3 7 D (H)	DEFB	0 ; 第 9 群

; 1 6 番図柄 (スイカ)		
1 3 7 E (H)	DEFB	0 ; 第 1 群
1 3 7 F (H)	DEFB	0 ; 第 2 群
1 3 8 0 (H)	DEFB	@REP_06 ; 第 3 群
1 3 8 1 (H)	DEFB	0 ; 第 4 群
1 3 8 2 (H)	DEFB	@WIN_01_02 OR @WIN_04 OR @WIN_07_08 ; 第 5 群
1 3 8 3 (H)	DEFB	@WIN_10 ; 第 6 群
1 3 8 4 (H)	DEFB	@WIN_17 OR @WIN_18 ; 第 7 群
1 3 8 5 (H)	DEFB	@WIN_26 OR @WIN_28 OR @WIN_29 ; 第 8 群
1 3 8 6 (H)	DEFB	0 ; 第 9 群

; 1 7 番図柄 (ベル B)		
1 3 8 7 (H)	DEFB	0 ; 第 1 群
1 3 8 8 (H)	DEFB	0 ; 第 2 群
1 3 8 9 (H)	DEFB	0 ; 第 3 群
1 3 8 A (H)	DEFB	0 ; 第 4 群
1 3 8 B (H)	DEFB	0 ; 第 5 群
1 3 8 C (H)	DEFB	0 ; 第 6 群
1 3 8 D (H)	DEFB	0 ; 第 7 群
1 3 8 E (H)	DEFB	0 ; 第 8 群
1 3 8 F (H)	DEFB	0 ; 第 9 群

【図 2 1 0】

<第 2 6 実施形態>

第 2 リール図柄検索テーブル (TBL_PICARG_2) (1)

; 1 番図柄 (チェリー)		
1 3 B 4 (H)	DEFB	0 ; 第 1 群
1 3 B 5 (H)	DEFB	0 ; 第 2 群
1 3 B 6 (H)	DEFB	@REP_03 OR @REP_04 ; 第 3 群
1 3 B 7 (H)	DEFB	@REP_09 OR @REP_10 ; 第 4 群
1 3 B 8 (H)	DEFB	@WIN_01 OR @WIN_07 ; 第 5 群
1 3 B 9 (H)	DEFB	0 ; 第 6 群
1 3 B A (H)	DEFB	@WIN_18 ; 第 7 群
1 3 B B (H)	DEFB	@WIN_29 OR @WIN_30 ; 第 8 群
1 3 B C (H)	DEFB	@WIN_33 ; 第 9 群

; 2 番図柄 (スイカ)		
1 3 B D (H)	DEFB	0 ; 第 1 群
1 3 B E (H)	DEFB	0 ; 第 2 群
1 3 B F (H)	DEFB	@REP_06 ; 第 3 群
1 3 C 0 (H)	DEFB	0 ; 第 4 群
1 3 C 1 (H)	DEFB	0 ; 第 5 群
1 3 C 2 (H)	DEFB	0 ; 第 6 群
1 3 C 3 (H)	DEFB	0 ; 第 7 群
1 3 C 4 (H)	DEFB	@WIN_28 ; 第 8 群
1 3 C 5 (H)	DEFB	0 ; 第 9 群

; 3 番図柄 (黒 B A R)		
1 3 C 6 (H)	DEFB	@SRB_E_H ; 第 1 群
1 3 C 7 (H)	DEFB	0 ; 第 2 群
1 3 C 8 (H)	DEFB	@REP_01 ; 第 3 群
1 3 C 9 (H)	DEFB	0 ; 第 4 群
1 3 C A (H)	DEFB	0 ; 第 5 群
1 3 C B (H)	DEFB	@WIN_16 ; 第 6 群
1 3 C C (H)	DEFB	@WIN_21 ; 第 7 群
1 3 C D (H)	DEFB	@WIN_25 OR @WIN_26 OR @WIN_27 ; 第 8 群
1 3 C E (H)	DEFB	0 ; 第 9 群

; 4 番図柄 (リブレイ)		
1 3 C F (H)	DEFB	0 ; 第 1 群
1 3 D 0 (H)	DEFB	0 ; 第 2 群
1 3 D 1 (H)	DEFB	@REP_02 OR @REP_05_07 ; 第 3 群
1 3 D 2 (H)	DEFB	@REP_08 ; 第 4 群
1 3 D 3 (H)	DEFB	@WIN_05 ; 第 5 群
1 3 D 4 (H)	DEFB	@WIN_11 ; 第 6 群
1 3 D 5 (H)	DEFB	@WIN_17 OR @WIN_24 ; 第 7 群
1 3 D 6 (H)	DEFB	0 ; 第 8 群
1 3 D 7 (H)	DEFB	0 ; 第 9 群

10

20

30

40

50

【図 2 1 1】

<第 2 6 実施形態>

第 2 リール図柄検索テーブル (TBL_PICARG 2) (2)

5 番図柄 (ベル A)		
1 3 D 8 (H)	DEFB 0	; 第 1 群
1 3 D 9 (H)	DEFB 0	; 第 2 群
1 3 D A (H)	DEFB 0	; 第 3 群
1 3 D B (H)	DEFB 0	; 第 4 群
1 3 D C (H)	DEFB @WIN_02_04 OR @WIN_06 OR @WIN_08	; 第 5 群
1 3 D D (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_12_15	; 第 6 群
1 3 D E (H)	DEFB @WIN_19 OR @WIN_22 OR @WIN_23	; 第 7 群
1 3 D F (H)	DEFB @WIN_31 OR @WIN_32	; 第 8 群
1 3 E 0 (H)	DEFB @WIN_34	; 第 9 群

; 6 番図柄 (チェリー)

1 3 E 1 (H)	DEFB 0	; 第 1 群
1 3 E 2 (H)	DEFB 0	; 第 2 群
1 3 E 3 (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 3 E 4 (H)	DEFB @REP_09 OR @REP_10	; 第 4 群
1 3 E 5 (H)	DEFB @WIN_01 OR @WIN_07	; 第 5 群
1 3 E 6 (H)	DEFB 0	; 第 6 群
1 3 E 7 (H)	DEFB @WIN_18	; 第 7 群
1 3 E 8 (H)	DEFB @WIN_29 OR @WIN_30	; 第 8 群
1 3 E 9 (H)	DEFB @WIN_33	; 第 9 群

; 7 番図柄 (ベル B)

1 3 E A (H)	DEFB 0	; 第 1 群
1 3 E B (H)	DEFB 0	; 第 2 群
1 3 E C (H)	DEFB 0	; 第 3 群
1 3 E D (H)	DEFB 0	; 第 4 群
1 3 E E (H)	DEFB 0	; 第 5 群
1 3 E F (H)	DEFB 0	; 第 6 群
1 3 F 0 (H)	DEFB @WIN_20	; 第 7 群
1 3 F 1 (H)	DEFB @WIN_28	; 第 8 群
1 3 F 2 (H)	DEFB 0	; 第 9 群

; 8 番図柄 (青 B A R)

1 3 F 3 (H)	DEFB @SRB_A_D	; 第 1 群
1 3 F 4 (H)	DEFB 0	; 第 2 群
1 3 F 5 (H)	DEFB @1BB OR @REP_01	; 第 3 群
1 3 F 6 (H)	DEFB 0	; 第 4 群
1 3 F 7 (H)	DEFB 0	; 第 5 群
1 3 F 8 (H)	DEFB @WIN_16	; 第 6 群
1 3 F 9 (H)	DEFB @WIN_21	; 第 7 群
1 3 F A (H)	DEFB @WIN_25 OR @WIN_26 OR @WIN_27	; 第 8 群
1 3 F B (H)	DEFB 0	; 第 9 群

【図 2 1 3】

<第 2 6 実施形態>

第 2 リール図柄検索テーブル (TBL_PICARG 2) (4)

; 1 3 番図柄 (赤 7)

1 4 2 0 (H)	DEFB 0	; 第 1 群
1 4 2 1 (H)	DEFB @SRB_I_L	; 第 2 群
1 4 2 2 (H)	DEFB @REP_01 OR @REP_03 OR @REP_04	; 第 3 群
1 4 2 3 (H)	DEFB @REP_09 OR @REP_10	; 第 4 群
1 4 2 4 (H)	DEFB 0	; 第 5 群
1 4 2 5 (H)	DEFB @WIN_16	; 第 6 群
1 4 2 6 (H)	DEFB @WIN_17 OR @WIN_21	; 第 7 群
1 4 2 7 (H)	DEFB @WIN_25 OR @WIN_26 OR @WIN_27	; 第 8 群
1 4 2 8 (H)	DEFB 0	; 第 9 群

; 1 4 番図柄 (リブレイ)

1 4 2 9 (H)	DEFB 0	; 第 1 群
1 4 2 A (H)	DEFB 0	; 第 2 群
1 4 2 B (H)	DEFB @REP_02 OR @REP_05_07	; 第 3 群
1 4 2 C (H)	DEFB @REP_08	; 第 4 群
1 4 2 D (H)	DEFB @WIN_05	; 第 5 群
1 4 2 E (H)	DEFB @WIN_11	; 第 6 群
1 4 2 F (H)	DEFB @WIN_17 OR @WIN_24	; 第 7 群
1 4 3 0 (H)	DEFB 0	; 第 8 群
1 4 3 1 (H)	DEFB 0	; 第 9 群

; 1 5 番図柄 (ベル A)

1 4 3 2 (H)	DEFB 0	; 第 1 群
1 4 3 3 (H)	DEFB 0	; 第 2 群
1 4 3 4 (H)	DEFB 0	; 第 3 群
1 4 3 5 (H)	DEFB 0	; 第 4 群
1 4 3 6 (H)	DEFB @WIN_02_04 OR @WIN_06 OR @WIN_08	; 第 5 群
1 4 3 7 (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_12_15	; 第 6 群
1 4 3 8 (H)	DEFB @WIN_19 OR @WIN_22 OR @WIN_23	; 第 7 群
1 4 3 9 (H)	DEFB @WIN_31 OR @WIN_32	; 第 8 群
1 4 3 A (H)	DEFB @WIN_34	; 第 9 群

; 1 6 番図柄 (チェリー)

1 4 3 B (H)	DEFB 0	; 第 1 群
1 4 3 C (H)	DEFB 0	; 第 2 群
1 4 3 D (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 3 E (H)	DEFB @REP_09 OR @REP_10	; 第 4 群
1 4 3 F (H)	DEFB @WIN_01 OR @WIN_07	; 第 5 群
1 4 4 0 (H)	DEFB 0	; 第 6 群
1 4 4 1 (H)	DEFB @WIN_18	; 第 7 群
1 4 4 2 (H)	DEFB @WIN_29 OR @WIN_30	; 第 8 群
1 4 4 3 (H)	DEFB @WIN_33	; 第 9 群

【図 2 1 2】

<第 2 6 実施形態>

第 2 リール図柄検索テーブル (TBL_PICARG 2) (3)

; 9 番図柄 (リブレイ)

1 3 F C (H)	DEFB 0	; 第 1 群
1 3 F D (H)	DEFB 0	; 第 2 群
1 3 F E (H)	DEFB @REP_02 OR @REP_05_07	; 第 3 群
1 3 F F (H)	DEFB @REP_08	; 第 4 群
1 4 0 0 (H)	DEFB @WIN_05	; 第 5 群
1 4 0 1 (H)	DEFB @WIN_11	; 第 6 群
1 4 0 2 (H)	DEFB @WIN_17 OR @WIN_24	; 第 7 群
1 4 0 3 (H)	DEFB 0	; 第 8 群
1 4 0 4 (H)	DEFB 0	; 第 9 群

; 1 0 番図柄 (ベル A)

1 4 0 5 (H)	DEFB 0	; 第 1 群
1 4 0 6 (H)	DEFB 0	; 第 2 群
1 4 0 7 (H)	DEFB 0	; 第 3 群
1 4 0 8 (H)	DEFB 0	; 第 4 群
1 4 0 9 (H)	DEFB @WIN_02_04 OR @WIN_06 OR @WIN_08	; 第 5 群
1 4 0 A (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_12_15	; 第 6 群
1 4 0 B (H)	DEFB @WIN_19 OR @WIN_22 OR @WIN_23	; 第 7 群
1 4 0 C (H)	DEFB @WIN_31 OR @WIN_32	; 第 8 群
1 4 0 D (H)	DEFB @WIN_34	; 第 9 群

; 1 1 番図柄 (チェリー)

1 4 0 E (H)	DEFB 0	; 第 1 群
1 4 0 F (H)	DEFB 0	; 第 2 群
1 4 1 0 (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 1 1 (H)	DEFB @REP_09 OR @REP_10	; 第 4 群
1 4 1 2 (H)	DEFB @WIN_01 OR @WIN_07	; 第 5 群
1 4 1 3 (H)	DEFB 0	; 第 6 群
1 4 1 4 (H)	DEFB @WIN_18	; 第 7 群
1 4 1 5 (H)	DEFB @WIN_29 OR @WIN_30	; 第 8 群
1 4 1 6 (H)	DEFB @WIN_33	; 第 9 群

; 1 2 番図柄 (スイカ)

1 4 1 7 (H)	DEFB 0	; 第 1 群
1 4 1 8 (H)	DEFB 0	; 第 2 群
1 4 1 9 (H)	DEFB @REP_06	; 第 3 群
1 4 1 A (H)	DEFB 0	; 第 4 群
1 4 1 B (H)	DEFB 0	; 第 5 群
1 4 1 C (H)	DEFB 0	; 第 6 群
1 4 1 D (H)	DEFB 0	; 第 7 群
1 4 1 E (H)	DEFB @WIN_28	; 第 8 群
1 4 1 F (H)	DEFB 0	; 第 9 群

【図 2 1 4】

<第 2 6 実施形態>

第 2 リール図柄検索テーブル (TBL_PICARG 2) (5)

; 1 7 番図柄 (スイカ)

1 4 4 4 (H)	DEFB 0	; 第 1 群
1 4 4 5 (H)	DEFB 0	; 第 2 群
1 4 4 6 (H)	DEFB @REP_06	; 第 3 群
1 4 4 7 (H)	DEFB 0	; 第 4 群
1 4 4 8 (H)	DEFB 0	; 第 5 群
1 4 4 9 (H)	DEFB 0	; 第 6 群
1 4 4 A (H)	DEFB 0	; 第 7 群
1 4 4 B (H)	DEFB @WIN_28	; 第 8 群
1 4 4 C (H)	DEFB 0	; 第 9 群

; 1 8 番図柄 (特図上)

1 4 4 D (H)	DEFB 0	; 第 1 群
1 4 4 E (H)	DEFB @SRB_M_P	; 第 2 群
1 4 4 F (H)	DEFB @REP_01	; 第 3 群
1 4 5 0 (H)	DEFB 0	; 第 4 群
1 4 5 1 (H)	DEFB 0	; 第 5 群
1 4 5 2 (H)	DEFB @WIN_16	; 第 6 群
1 4 5 3 (H)	DEFB @WIN_21	; 第 7 群
1 4 5 4 (H)	DEFB @WIN_25 OR @WIN_26 OR @WIN_27	; 第 8 群
1 4 5 5 (H)	DEFB 0	; 第 9 群

; 1 9 番図柄 (リブレイ)

1 4 5 6 (H)	DEFB 0	; 第 1 群
1 4 5 7 (H)	DEFB 0	; 第 2 群
1 4 5 8 (H)	DEFB @REP_02 OR @REP_05_07	; 第 3 群
1 4 5 9 (H)	DEFB @REP_08	; 第 4 群
1 4 5 A (H)	DEFB @WIN_05	; 第 5 群
1 4 5 B (H)	DEFB @WIN_11	; 第 6 群
1 4 5 C (H)	DEFB @WIN_17 OR @WIN_24	; 第 7 群
1 4 5 D (H)	DEFB 0	; 第 8 群
1 4 5 E (H)	DEFB 0	; 第 9 群

; 0 番図柄 (ベル A)

1 4 5 F (H)	DEFB 0	; 第 1 群
1 4 6 0 (H)	DEFB 0	; 第 2 群
1 4 6 1 (H)	DEFB 0	; 第 3 群
1 4 6 2 (H)	DEFB 0	; 第 4 群
1 4 6 3 (H)	DEFB @WIN_02_04 OR @WIN_06 OR @WIN_08	; 第 5 群
1 4 6 4 (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_12_15	; 第 6 群
1 4 6 5 (H)	DEFB @WIN_19 OR @WIN_22 OR @WIN_23	; 第 7 群
1 4 6 6 (H)	DEFB @WIN_31 OR @WIN_32	; 第 8 群
1 4 6 7 (H)	DEFB @WIN_34	; 第 9 群

10

20

30

40

50

【図 2 1 5】

<第 2 6 実施形態>

第 3 リール図柄検索テーブル (TBL_PICARG_3) (1)

; 0 番図柄 (ベル B)		
1 4 6 8 (H)	DEFB 0	; 第 1 群
1 4 6 9 (H)	DEFB 0	; 第 2 群
1 4 6 A (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 6 B (H)	DEFB @REP_10	; 第 4 群
1 4 6 C (H)	DEFB @WIN_07	; 第 5 群
1 4 6 D (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_13_15	; 第 6 群
1 4 6 E (H)	DEFB 0	; 第 7 群
1 4 6 F (H)	DEFB 0	; 第 8 群
1 4 7 0 (H)	DEFB 0	; 第 9 群

; 1 番図柄 (リブレイ)		
1 4 7 1 (H)	DEFB 0	; 第 1 群
1 4 7 2 (H)	DEFB 0	; 第 2 群
1 4 7 3 (H)	DEFB @REP_02 OR @REP_03 OR @REP_04	; 第 3 群
1 4 7 4 (H)	DEFB @REP_08	; 第 4 群
1 4 7 5 (H)	DEFB 0	; 第 5 群
1 4 7 6 (H)	DEFB 0	; 第 6 群
1 4 7 7 (H)	DEFB @WIN_17	; 第 7 群
1 4 7 8 (H)	DEFB @WIN_31	; 第 8 群
1 4 7 9 (H)	DEFB 0	; 第 9 群

; 2 番図柄 (青 B A R)		
1 4 7 A (H)	DEFB 0	; 第 1 群
1 4 7 B (H)	DEFB 0	; 第 2 群
1 4 7 C (H)	DEFB @1BB	; 第 3 群
1 4 7 D (H)	DEFB @REP_09	; 第 4 群
1 4 7 E (H)	DEFB @WIN_02 OR @WIN_05 OR @WIN_06	; 第 5 群
1 4 7 F (H)	DEFB @WIN_16	; 第 6 群
1 4 8 0 (H)	DEFB @WIN_18 OR @WIN_20 OR @WIN_21	; 第 7 群
1 4 8 1 (H)	DEFB @WIN_26 OR @WIN_27 OR @WIN_32	; 第 8 群
1 4 8 2 (H)	DEFB 0	; 第 9 群

; 3 番図柄 (赤 7)		
1 4 8 3 (H)	DEFB @SRB_B OR @SRB_F	; 第 1 群
1 4 8 4 (H)	DEFB @SRB_J OR @SRB_N	; 第 2 群
1 4 8 5 (H)	DEFB @REP_06	; 第 3 群
1 4 8 6 (H)	DEFB 0	; 第 4 群
1 4 8 7 (H)	DEFB @WIN_08	; 第 5 群
1 4 8 8 (H)	DEFB @WIN_11 OR @WIN_12	; 第 6 群
1 4 8 9 (H)	DEFB @WIN_22 OR @WIN_23	; 第 7 群
1 4 8 A (H)	DEFB @WIN_25 OR @WIN_29	; 第 8 群
1 4 8 B (H)	DEFB @WIN_33	; 第 9 群

【図 2 1 7】

<第 2 6 実施形態>

第 3 リール図柄検索テーブル (TBL_PICARG_3) (3)

; 8 番図柄 (黒 B A R)		
1 4 B 0 (H)	DEFB @SRB_A OR @SRB_E	; 第 1 群
1 4 B 1 (H)	DEFB @SRB_I OR @SRB_M	; 第 2 群
1 4 B 2 (H)	DEFB @REP_06	; 第 3 群
1 4 B 3 (H)	DEFB 0	; 第 4 群
1 4 B 4 (H)	DEFB @WIN_08	; 第 5 群
1 4 B 5 (H)	DEFB @WIN_11 OR @WIN_12	; 第 6 群
1 4 B 6 (H)	DEFB @WIN_22 OR @WIN_23	; 第 7 群
1 4 B 7 (H)	DEFB @WIN_25 OR @WIN_29	; 第 8 群
1 4 B 8 (H)	DEFB @WIN_33	; 第 9 群

; 9 番図柄 (ベル A)		
1 4 B 9 (H)	DEFB 0	; 第 1 群
1 4 B A (H)	DEFB 0	; 第 2 群
1 4 B B (H)	DEFB @REP_01 OR @REP_05 OR @REP_07	; 第 3 群
1 4 B C (H)	DEFB 0	; 第 4 群
1 4 B D (H)	DEFB @WIN_01 OR @WIN_03 OR @WIN_04	; 第 5 群
1 4 B E (H)	DEFB @WIN_13 OR @WIN_14	; 第 6 群
1 4 B F (H)	DEFB 0	; 第 7 群
1 4 C 0 (H)	DEFB @WIN_28	; 第 8 群
1 4 C 1 (H)	DEFB @WIN_34	; 第 9 群

; 1 0 番図柄 (ベル B)		
1 4 C 2 (H)	DEFB 0	; 第 1 群
1 4 C 3 (H)	DEFB 0	; 第 2 群
1 4 C 4 (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 C 5 (H)	DEFB @REP_10	; 第 4 群
1 4 C 6 (H)	DEFB @WIN_07	; 第 5 群
1 4 C 7 (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_13_15	; 第 6 群
1 4 C 8 (H)	DEFB 0	; 第 7 群
1 4 C 9 (H)	DEFB 0	; 第 8 群
1 4 C A (H)	DEFB 0	; 第 9 群

; 1 1 番図柄 (リブレイ)		
1 4 C B (H)	DEFB 0	; 第 1 群
1 4 C C (H)	DEFB 0	; 第 2 群
1 4 C D (H)	DEFB @REP_02 OR @REP_03 OR @REP_04	; 第 3 群
1 4 C E (H)	DEFB @REP_08	; 第 4 群
1 4 C F (H)	DEFB 0	; 第 5 群
1 4 D 0 (H)	DEFB 0	; 第 6 群
1 4 D 1 (H)	DEFB @WIN_17	; 第 7 群
1 4 D 2 (H)	DEFB @WIN_31	; 第 8 群
1 4 D 3 (H)	DEFB 0	; 第 9 群

【図 2 1 6】

<第 2 6 実施形態>

第 3 リール図柄検索テーブル (TBL_PICARG_3) (2)

; 4 番図柄 (ベル A)		
1 4 8 C (H)	DEFB 0	; 第 1 群
1 4 8 D (H)	DEFB 0	; 第 2 群
1 4 8 E (H)	DEFB @REP_01 OR @REP_05 OR @REP_07	; 第 3 群
1 4 8 F (H)	DEFB 0	; 第 4 群
1 4 9 0 (H)	DEFB @WIN_01 OR @WIN_03 OR @WIN_04	; 第 5 群
1 4 9 1 (H)	DEFB @WIN_13 OR @WIN_14	; 第 6 群
1 4 9 2 (H)	DEFB 0	; 第 7 群
1 4 9 3 (H)	DEFB @WIN_28	; 第 8 群
1 4 9 4 (H)	DEFB @WIN_34	; 第 9 群

; 5 番図柄 (ベル B)		
1 4 9 5 (H)	DEFB 0	; 第 1 群
1 4 9 6 (H)	DEFB 0	; 第 2 群
1 4 9 7 (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 9 8 (H)	DEFB @REP_10	; 第 4 群
1 4 9 9 (H)	DEFB @WIN_07	; 第 5 群
1 4 9 A (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_13_15	; 第 6 群
1 4 9 B (H)	DEFB 0	; 第 7 群
1 4 9 C (H)	DEFB 0	; 第 8 群
1 4 9 D (H)	DEFB 0	; 第 9 群

; 6 番図柄 (リブレイ)		
1 4 9 E (H)	DEFB 0	; 第 1 群
1 4 9 F (H)	DEFB 0	; 第 2 群
1 4 A 0 (H)	DEFB @REP_02 OR @REP_03 OR @REP_04	; 第 3 群
1 4 A 1 (H)	DEFB @REP_08	; 第 4 群
1 4 A 2 (H)	DEFB 0	; 第 5 群
1 4 A 3 (H)	DEFB 0	; 第 6 群
1 4 A 4 (H)	DEFB @WIN_17	; 第 7 群
1 4 A 5 (H)	DEFB @WIN_31	; 第 8 群
1 4 A 6 (H)	DEFB 0	; 第 9 群

; 7 番図柄 (青 B A R)		
1 4 A 7 (H)	DEFB 0	; 第 1 群
1 4 A 8 (H)	DEFB 0	; 第 2 群
1 4 A 9 (H)	DEFB @1BB	; 第 3 群
1 4 A A (H)	DEFB @REP_09	; 第 4 群
1 4 A B (H)	DEFB @WIN_02 OR @WIN_05 OR @WIN_06	; 第 5 群
1 4 A C (H)	DEFB @WIN_16	; 第 6 群
1 4 A D (H)	DEFB @WIN_18 OR @WIN_20 OR @WIN_21	; 第 7 群
1 4 A E (H)	DEFB @WIN_26 OR @WIN_27 OR @WIN_32	; 第 8 群
1 4 A F (H)	DEFB 0	; 第 9 群

【図 2 1 8】

<第 2 6 実施形態>

第 3 リール図柄検索テーブル (TBL_PICARG_3) (4)

; 1 2 番図柄 (青 B A R)		
1 4 D 4 (H)	DEFB 0	; 第 1 群
1 4 D 5 (H)	DEFB 0	; 第 2 群
1 4 D 6 (H)	DEFB @1BB	; 第 3 群
1 4 D 7 (H)	DEFB @REP_09	; 第 4 群
1 4 D 8 (H)	DEFB @WIN_02 OR @WIN_05 OR @WIN_06	; 第 5 群
1 4 D 9 (H)	DEFB @WIN_16	; 第 6 群
1 4 D A (H)	DEFB @WIN_18 OR @WIN_20 OR @WIN_21	; 第 7 群
1 4 D B (H)	DEFB @WIN_26 OR @WIN_27 OR @WIN_32	; 第 8 群
1 4 D C (H)	DEFB 0	; 第 9 群

; 1 3 番図柄 (スイカ)		
1 4 D D (H)	DEFB @SRB_C OR @SRB_G	; 第 1 群
1 4 D E (H)	DEFB @SRB_K OR @SRB_O	; 第 2 群
1 4 D F (H)	DEFB @REP_06	; 第 3 群
1 4 E 0 (H)	DEFB 0	; 第 4 群
1 4 E 1 (H)	DEFB @WIN_08	; 第 5 群
1 4 E 2 (H)	DEFB @WIN_11 OR @WIN_12	; 第 6 群
1 4 E 3 (H)	DEFB @WIN_22 OR @WIN_23	; 第 7 群
1 4 E 4 (H)	DEFB @WIN_25 OR @WIN_29 OR @WIN_30	; 第 8 群
1 4 E 5 (H)	DEFB 0	; 第 9 群

; 1 4 番図柄 (ベル A)		
1 4 E 6 (H)	DEFB 0	; 第 1 群
1 4 E 7 (H)	DEFB 0	; 第 2 群
1 4 E 8 (H)	DEFB @REP_01 OR @REP_05 OR @REP_07	; 第 3 群
1 4 E 9 (H)	DEFB 0	; 第 4 群
1 4 E A (H)	DEFB @WIN_01 OR @WIN_03 OR @WIN_04	; 第 5 群
1 4 E B (H)	DEFB @WIN_13 OR @WIN_14	; 第 6 群
1 4 E C (H)	DEFB 0	; 第 7 群
1 4 E D (H)	DEFB @WIN_28	; 第 8 群
1 4 E E (H)	DEFB @WIN_34	; 第 9 群

; 1 5 番図柄 (ベル B)		
1 4 E F (H)	DEFB 0	; 第 1 群
1 4 F 0 (H)	DEFB 0	; 第 2 群
1 4 F 1 (H)	DEFB @REP_03 OR @REP_04	; 第 3 群
1 4 F 2 (H)	DEFB @REP_10	; 第 4 群
1 4 F 3 (H)	DEFB @WIN_07	; 第 5 群
1 4 F 4 (H)	DEFB @WIN_09 OR @WIN_10 OR @WIN_13_15	; 第 6 群
1 4 F 5 (H)	DEFB 0	; 第 7 群
1 4 F 6 (H)	DEFB 0	; 第 8 群
1 4 F 7 (H)	DEFB 0	; 第 9 群

10

20

30

40

50

【図 2 1 9】

<第 2 6 実施形態>
第 3 リール図柄検索テーブル (TBL_PICARG_3) (5)

; 1 6 番図柄 (リブレイ)			
1 4 F 8 (H)	DEFB	0	; 第 1 群
1 4 F 9 (H)	DEFB	0	; 第 2 群
1 4 F A (H)	DEFB	@REP_02 OR @REP_03 OR @REP_04	; 第 3 群
1 4 F B (H)	DEFB	@REP_08	; 第 4 群
1 4 F C (H)	DEFB	0	; 第 5 群
1 4 F D (H)	DEFB	0	; 第 6 群
1 4 F E (H)	DEFB	@WIN_17	; 第 7 群
1 4 F F (H)	DEFB	@WIN_31	; 第 8 群
1 5 0 0 (H)	DEFB	0	; 第 9 群
; 1 7 番図柄 (特図下)			
1 5 0 1 (H)	DEFB	0	; 第 1 群
1 5 0 2 (H)	DEFB	0	; 第 2 群
1 5 0 3 (H)	DEFB	0	; 第 3 群
1 5 0 4 (H)	DEFB	@REP_09	; 第 4 群
1 5 0 5 (H)	DEFB	@WIN_02 OR @WIN_05 OR @WIN_06	; 第 5 群
1 5 0 6 (H)	DEFB	0	; 第 6 群
1 5 0 7 (H)	DEFB	@WIN_18_20 OR @WIN_24	; 第 7 群
1 5 0 8 (H)	DEFB	0	; 第 8 群
1 5 0 9 (H)	DEFB	0	; 第 9 群
; 1 8 番図柄 (特図上)			
1 5 0 A (H)	DEFB	@SRB_D OR @SRB_H	; 第 1 群
1 5 0 B (H)	DEFB	@SRB_L OR @SRB_P	; 第 2 群
1 5 0 C (H)	DEFB	@REP_06	; 第 3 群
1 5 0 D (H)	DEFB	0	; 第 4 群
1 5 0 E (H)	DEFB	@WIN_08	; 第 5 群
1 5 0 F (H)	DEFB	@WIN_11 OR @WIN_12	; 第 6 群
1 5 1 0 (H)	DEFB	@WIN_22 OR @WIN_23	; 第 7 群
1 5 1 1 (H)	DEFB	@WIN_25 OR @WIN_29 OR @WIN_30	; 第 8 群
1 5 1 2 (H)	DEFB	0	; 第 9 群
; 1 9 番図柄 (ベル A)			
1 5 1 3 (H)	DEFB	0	; 第 1 群
1 5 1 4 (H)	DEFB	0	; 第 2 群
1 5 1 5 (H)	DEFB	@REP_01 OR @REP_05 OR @REP_07	; 第 3 群
1 5 1 6 (H)	DEFB	0	; 第 4 群
1 5 1 7 (H)	DEFB	@WIN_01 OR @WIN_03 OR @WIN_04	; 第 5 群
1 5 1 8 (H)	DEFB	@WIN_13 OR @WIN_14	; 第 6 群
1 5 1 9 (H)	DEFB	0	; 第 7 群
1 5 1 A (H)	DEFB	@WIN_28	; 第 8 群
1 5 1 B (H)	DEFB	@WIN_34	; 第 9 群

【図 2 2 0】

<第 2 6 実施形態>
払出し枚数テーブル (TBL_WIN_CTL) (1)

; 図柄 1 群			
1 6 0 0 (H)	DEFB	0	; R B A 作動図柄
1 6 0 1 (H)	DEFB	0	; R B B 作動図柄
1 6 0 2 (H)	DEFB	0	; R B C 作動図柄
1 6 0 3 (H)	DEFB	0	; R B D 作動図柄
1 6 0 4 (H)	DEFB	0	; R B E 作動図柄
1 6 0 5 (H)	DEFB	0	; R B F 作動図柄
1 6 0 6 (H)	DEFB	0	; R B G 作動図柄
1 6 0 7 (H)	DEFB	0	; R B H 作動図柄
; 図柄 2 群			
1 6 0 8 (H)	DEFB	0	; R B I 作動図柄
1 6 0 9 (H)	DEFB	0	; R B J 作動図柄
1 6 0 A (H)	DEFB	0	; R B K 作動図柄
1 6 0 B (H)	DEFB	0	; R B L 作動図柄
1 6 0 C (H)	DEFB	0	; R B M 作動図柄
1 6 0 D (H)	DEFB	0	; R B N 作動図柄
1 6 0 E (H)	DEFB	0	; R B O 作動図柄
1 6 0 F (H)	DEFB	0	; R B P 作動図柄
; 図柄 3 群			
1 6 1 0 (H)	DEFB	0	; 1 B B 作動図柄
1 6 1 1 (H)	DEFB	0	; リブレイ 0 1 作動図柄
1 6 1 2 (H)	DEFB	0	; リブレイ 0 2 作動図柄
1 6 1 3 (H)	DEFB	0	; リブレイ 0 3 作動図柄
1 6 1 4 (H)	DEFB	0	; リブレイ 0 4 作動図柄
1 6 1 5 (H)	DEFB	0	; リブレイ 0 5 作動図柄
1 6 1 6 (H)	DEFB	0	; リブレイ 0 6 作動図柄
1 6 1 7 (H)	DEFB	0	; リブレイ 0 7 作動図柄
; 図柄 4 群			
1 6 1 8 (H)	DEFB	0	; リブレイ 0 8 作動図柄
1 6 1 9 (H)	DEFB	0	; リブレイ 0 9 作動図柄
1 6 1 A (H)	DEFB	0	; リブレイ 1 0 作動図柄
1 6 1 B (H)	DEFB	0	; (未使用)
1 6 1 C (H)	DEFB	0	; (未使用)
1 6 1 D (H)	DEFB	0	; (未使用)
1 6 1 E (H)	DEFB	0	; (未使用)
1 6 1 F (H)	DEFB	0	; (未使用)

10

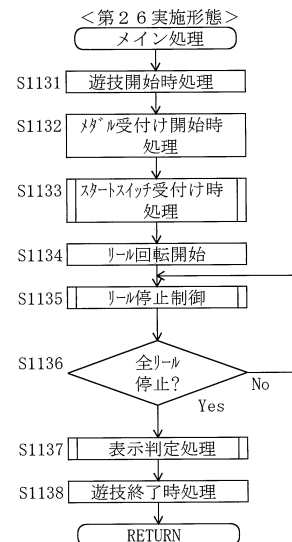
20

【図 2 2 1】

<第 2 6 実施形態>
払出し枚数テーブル (TBL_WIN_CTL) (2)

; 図柄 5 群			
1 6 2 0 (H)	DEFB	15	; 小役 0 1 図柄
1 6 2 1 (H)	DEFB	15	; 小役 0 2 図柄
1 6 2 2 (H)	DEFB	15	; 小役 0 3 図柄
1 6 2 3 (H)	DEFB	15	; 小役 0 4 図柄
1 6 2 4 (H)	DEFB	15	; 小役 0 5 図柄
1 6 2 5 (H)	DEFB	15	; 小役 0 6 図柄
1 6 2 6 (H)	DEFB	15	; 小役 0 7 図柄
1 6 2 7 (H)	DEFB	15	; 小役 0 8 図柄
; 図柄 6 群			
1 6 2 8 (H)	DEFB	15	; 小役 0 9 図柄
1 6 2 9 (H)	DEFB	15	; 小役 1 0 図柄
1 6 2 A (H)	DEFB	15	; 小役 1 1 図柄
1 6 2 B (H)	DEFB	15	; 小役 1 2 図柄
1 6 2 C (H)	DEFB	3	; 小役 1 3 図柄
1 6 2 D (H)	DEFB	3	; 小役 1 4 図柄
1 6 2 E (H)	DEFB	3	; 小役 1 5 図柄
1 6 2 F (H)	DEFB	3	; 小役 1 6 図柄
; 図柄 7 群			
1 6 3 0 (H)	DEFB	3	; 小役 1 7 図柄
1 6 3 1 (H)	DEFB	3	; 小役 1 8 図柄
1 6 3 2 (H)	DEFB	3	; 小役 1 9 図柄
1 6 3 3 (H)	DEFB	3	; 小役 2 0 図柄
1 6 3 4 (H)	DEFB	3	; 小役 2 1 図柄
1 6 3 5 (H)	DEFB	3	; 小役 2 2 図柄
1 6 3 6 (H)	DEFB	3	; 小役 2 3 図柄
1 6 3 7 (H)	DEFB	3	; 小役 2 4 図柄
; 図柄 8 群			
1 6 3 8 (H)	DEFB	1	; 小役 2 5 図柄
1 6 3 9 (H)	DEFB	1	; 小役 2 6 図柄
1 6 3 A (H)	DEFB	1	; 小役 2 7 図柄
1 6 3 B (H)	DEFB	1	; 小役 2 8 図柄
1 6 3 C (H)	DEFB	1	; 小役 2 9 図柄
1 6 3 D (H)	DEFB	1	; 小役 3 0 図柄
1 6 3 E (H)	DEFB	1	; 小役 3 1 図柄
1 6 3 F (H)	DEFB	1	; 小役 3 2 図柄
; 図柄 9 群			
1 6 4 0 (H)	DEFB	1	; 小役 3 3 図柄
1 6 4 1 (H)	DEFB	1	; 小役 3 4 図柄

【図 2 2 2】

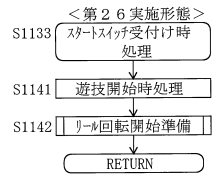


30

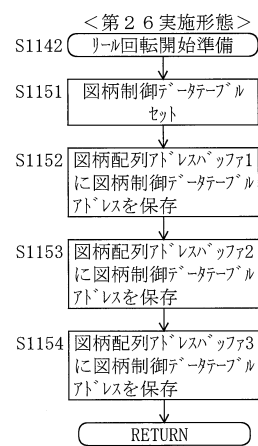
40

50

【図 2 2 3】

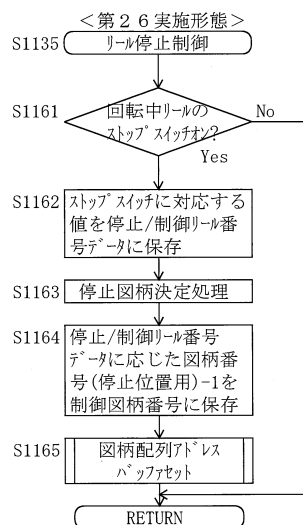


【図 2 2 4】

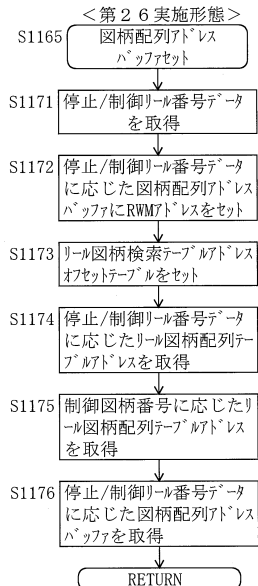


10

【図 2 2 5】



【図 2 2 6】



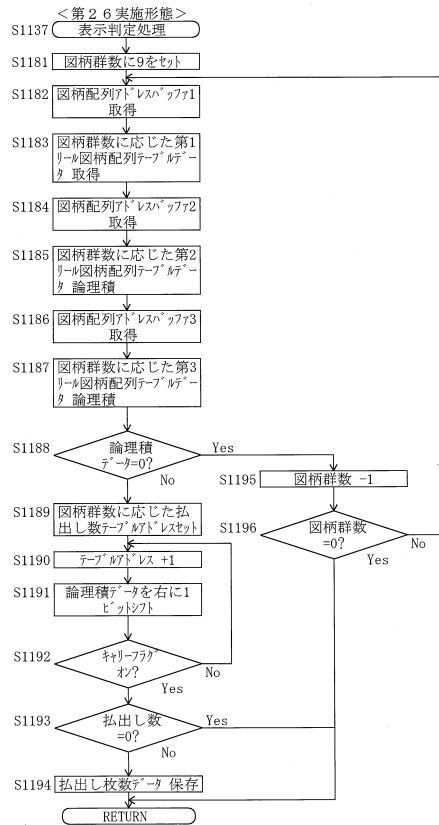
20

30

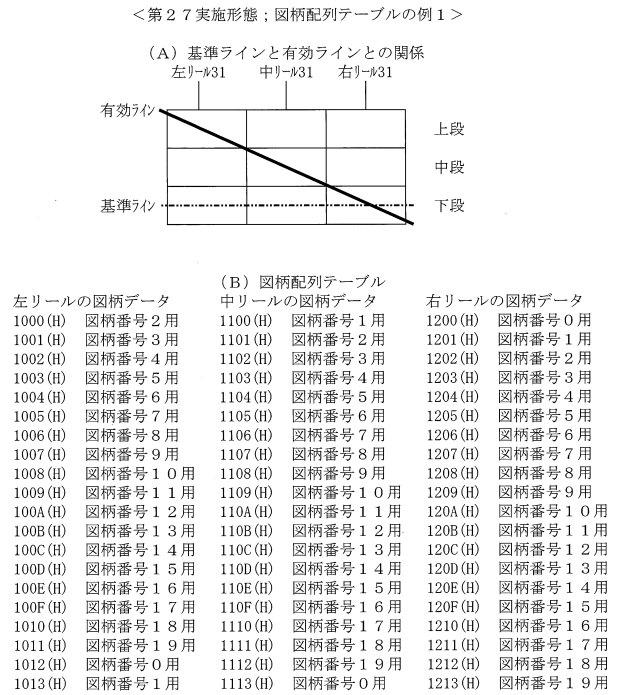
40

50

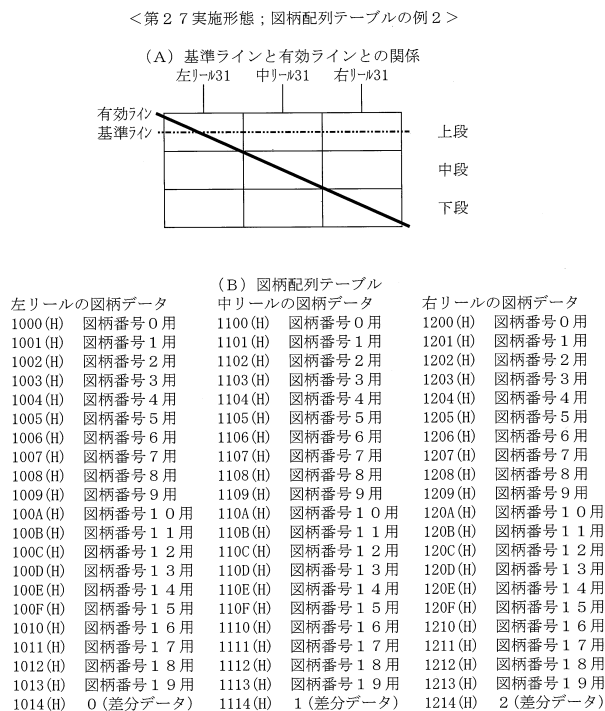
【図 2 2 7】



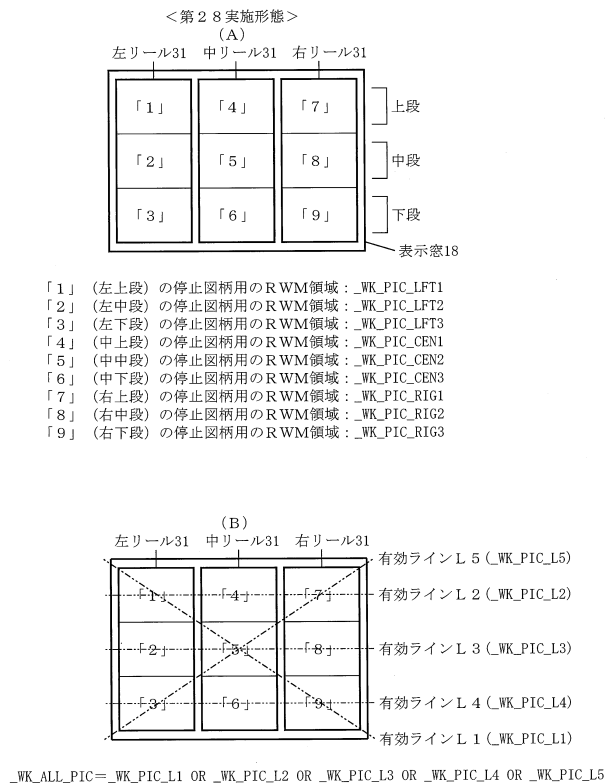
【図 2 2 8】



【図 2 2 9】



【図 2 3 0】



10

20

30

40

50

【図 2 3 1】

＜第 2 8 実施形態：図柄配列＞

図柄番号	左リール31	中リール31	右リール31
0.	ベル	青チェリー	スイカ
1.	リブレイ	リブレイ	ベル
2.	ブランク	ベル	リブレイ
3.	赤チェリー	青チェリー	スイカ
4.	ベル	リブレイ	ベル
5.	リブレイ	ベル	リブレイ
6.	スイカ	スイカ	赤チェリー
7.	赤 7	赤 7	赤 7
8.	スイカ	赤チェリー	スイカ
9.	ベル	リブレイ	ベル
10.	リブレイ	ベル	リブレイ
11.	ブランク	赤チェリー	ブランク
12.	青チェリー	リブレイ	BAR
13.	ベル	ベル	スイカ
14.	リブレイ	スイカ	ベル
15.	青 7	BAR	リブレイ
16.	スイカ	ブランク	スイカ
17.	ベル	リブレイ	ベル
18.	リブレイ	ベル	リブレイ
19.	スイカ	スイカ	青チェリー
20.	BAR	青 7	青 7

【図 2 3 2】

＜第 2 8 実施形態＞

第 1 リール図柄配列テーブル (TBL_PICARG_1)			
1200 (H)	DEFB	00001000B,	00000000B ;ベル (0 番)
1202 (H)	DEFB	00000011B,	00000001B ;リブレイ (1 番)
1204 (H)	DEFB	00000000B,	00000000B ;ブランク (2 番)
1206 (H)	DEFB	00010000B,	00000000B ;赤チェリー (3 番)
1208 (H)	DEFB	00001000B,	00000000B ;ベル (4 番)
120A (H)	DEFB	00000011B,	00000001B ;リブレイ (5 番)
120C (H)	DEFB	00000100B,	00000000B ;スイカ (6 番)
120E (H)	DEFB	00000000B,	00000010B ;赤 7 (7 番)
1210 (H)	DEFB	00000100B,	00000000B ;スイカ (8 番)
1212 (H)	DEFB	00001000B,	00000000B ;ベル (9 番)
1214 (H)	DEFB	00000011B,	00000001B ;リブレイ (10 番)
1216 (H)	DEFB	00000000B,	00000000B ;ブランク (11 番)
1218 (H)	DEFB	00100000B,	00000000B ;青チェリー (12 番)
121A (H)	FEFB	00001000B,	00000000B ;ベル (13 番)
121C (H)	DEFB	00000011B,	00000001B ;リブレイ (14 番)
121E (H)	DEFB	00000000B,	00000100B ;青 7 (15 番)
1220 (H)	DEFB	00000100B,	00000000B ;スイカ (16 番)
1222 (H)	DEFB	00001000B,	00000000B ;ベル (17 番)
1224 (H)	DEFB	00000011B,	00000001B ;リブレイ (18 番)
1226 (H)	DEFB	00000100B,	00000000B ;スイカ (19 番)
1228 (H)	DEFB	00000000B,	00001000B ;BAR (20 番)
122A (H)	DEFB	00001000B,	00000000B ;ベル (0 番)
122C (H)	DEFB	00000011B,	00000001B ;リブレイ (1 番)

10

20

【図 2 3 3】

＜第 2 8 実施形態＞

第 2 リール図柄配列テーブル (TBL_PICARG_2)			
1300 (H)	DEFB	00110000B,	00000000B ;青チェリー (0 番)
1302 (H)	DEFB	00110011B,	00000000B ;リブレイ (1 番)
1304 (H)	DEFB	00111000B,	00000001B ;ベル (2 番)
1306 (H)	DEFB	00110000B,	00000000B ;青チェリー (3 番)
1308 (H)	DEFB	00110011B,	00000000B ;リブレイ (4 番)
130A (H)	DEFB	00111000B,	00000001B ;ベル (5 番)
130C (H)	DEFB	00110100B,	00000000B ;スイカ (6 番)
130E (H)	DEFB	00110000B,	00000010B ;赤 7 (7 番)
1310 (H)	DEFB	00110000B,	00000000B ;赤チェリー (8 番)
1312 (H)	DEFB	00110011B,	00000000B ;リブレイ (9 番)
1314 (H)	DEFB	00111000B,	00000001B ;ベル (10 番)
1316 (H)	DEFB	00110000B,	00000000B ;赤チェリー (11 番)
1318 (H)	DEFB	00110011B,	00000000B ;リブレイ (12 番)
131A (H)	FEFB	00111000B,	00000001B ;ベル (13 番)
131C (H)	DEFB	00110100B,	00000000B ;スイカ (14 番)
131E (H)	DEFB	00110000B,	00001000B ;BAR (15 番)
1320 (H)	DEFB	00110000B,	00000000B ;ブランク (16 番)
1322 (H)	DEFB	00110011B,	00000000B ;リブレイ (17 番)
1324 (H)	DEFB	00111000B,	00000001B ;ベル (18 番)
1326 (H)	DEFB	00110100B,	00000000B ;スイカ (19 番)
1328 (H)	DEFB	00110000B,	00000100B ;青 7 (20 番)
132A (H)	DEFB	00110000B,	00000000B ;青チェリー (0 番)
132C (H)	DEFB	10001111B,	11000000B ;リブレイ (1 番)

【図 2 3 4】

＜第 2 8 実施形態＞

第 3 リール図柄配列テーブル (TBL_PICARG_3)			
1400 (H)	DEFB	00110100B,	00000000B ;スイカ (0 番)
1402 (H)	DEFB	00111001B,	00000001B ;ベル (1 番)
1404 (H)	DEFB	00110010B,	00000000B ;リブレイ (2 番)
1406 (H)	DEFB	00110100B,	00000000B ;スイカ (3 番)
1408 (H)	DEFB	00111001B,	00000001B ;ベル (4 番)
140A (H)	DEFB	00110010B,	00000000B ;リブレイ (5 番)
140C (H)	DEFB	00110000B,	00000000B ;赤チェリー (6 番)
140E (H)	DEFB	00110000B,	00000010B ;赤 7 (7 番)
1410 (H)	DEFB	00110100B,	00000000B ;スイカ (8 番)
1412 (H)	DEFB	00111001B,	00000001B ;ベル (9 番)
1414 (H)	DEFB	00110010B,	00000000B ;リブレイ (10 番)
1416 (H)	DEFB	00110000B,	00000000B ;ブランク (11 番)
1418 (H)	DEFB	00110000B,	00001000B ;BAR (12 番)
141A (H)	DEFB	00110100B,	00000000B ;スイカ (13 番)
141C (H)	DEFB	00111001B,	00000001B ;ベル (14 番)
141E (H)	DEFB	00110010B,	00000000B ;リブレイ (15 番)
1420 (H)	DEFB	00110100B,	00000000B ;スイカ (16 番)
1422 (H)	DEFB	00111001B,	00000001B ;ベル (17 番)
1424 (H)	DEFB	00110010B,	00000000B ;リブレイ (18 番)
1426 (H)	DEFB	00110000B,	00000000B ;青チェリー (19 番)
1428 (H)	DEFB	00110000B,	00000100B ;青 7 (20 番)
142A (H)	DEFB	00110100B,	00000000B ;スイカ (0 番)
142C (H)	DEFB	00111001B,	00000001B ;ベル (1 番)

30

40

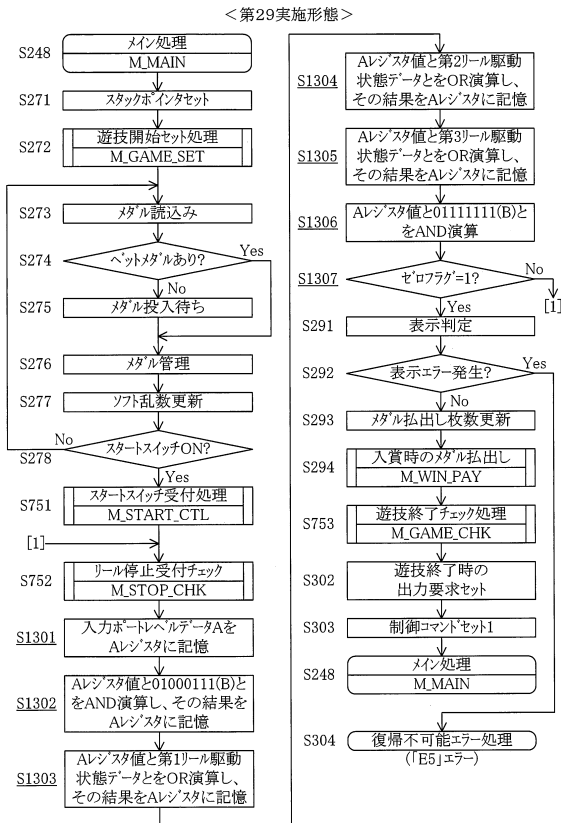
50

【図 2 3 5】

＜第 2 8 実施形態＞

； 役定義					
@REP_A	EQU	00000001B	；リプレイ A	「リプレイ」－「リプレイ」－「リプレイ」	
@REP_B	EQU	00000010B	；リプレイ B	「リプレイ」－「リプレイ」－「ベル」	
@WIN_A	EQU	00000100B	；小役 A	「スイカ」－「スイカ」－「スイカ」	
@WIN_B	EQU	00001000B	；小役 B	「ベル」－「ベル」－「ベル」	
@WIN_C	EQU	00010000B	；小役 C	「赤チェリ」－「ANY」－「ANY」	
@WIN_D	EQU	00100000B	；小役 D	「青チェリ」－「ANY」－「ANY」	
@RB	EQU	00000001B	；R B	「リプレイ」－「ベル」－「ベル」	
@1BB_A	EQU	00000010B	；1 B B A	「赤 7」－「赤 7」－「赤 7」	
@1BB_B	EQU	00000100B	；1 B B B	「青 7」－「青 7」－「青 7」	
@2BB	EQU	00001000B	；2 B B	「BAR」－「BAR」－「BAR」	

【図 2 3 6】

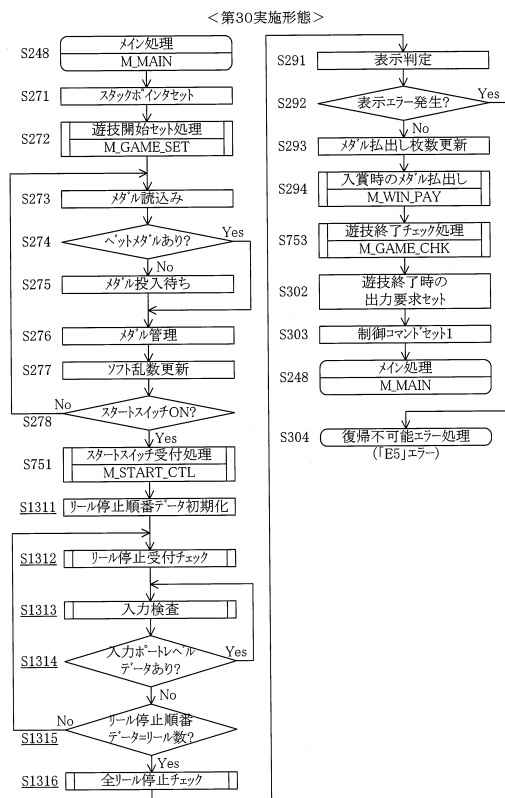


【図 2 3 7】

＜第 30 実施形態；RWM の内容＞

アドレス	RWM 名称	内容	データ
F005 (1)	_PT_IN2_OLD	入力ポート 2 レベルデータ	
		D0 投入センサ 1 信号	1:オン 0:オフ
		D1 投入センサ 2 信号	1:オン 0:オフ
		D2 未使用	0
		D3 満杯検知信号	1:オン 0:オフ
		D4 打ち止め解除信号	1:オン 0:オフ
		D5 未使用	0
		D6 未使用	0
		D7 未使用	0
F006 (1)	_PT_IN4_OLD	入力ポート 4 レベルデータ	
		D0 未使用	0
		D1 設定・リセットスイッチ信号	1:オン 0:オフ
		D2 未使用	0
		D3 精算スイッチ信号	1:オン 0:オフ
		D4 1ベットスイッチ信号	1:オン 0:オフ
		D5 2ベットスイッチ信号	1:オン 0:オフ
		D6 3ベットスイッチ信号	1:オン 0:オフ
		D7 スタートスイッチ信号	1:オン 0:オフ
F00A (1)	_PT_IN3_OLD	入力ポート 3 レベルデータ	
		D0 第 1 ストップスイッチ信号	1:オン 0:オフ
		D1 第 2 ストップスイッチ信号	1:オン 0:オフ
		D2 第 3 ストップスイッチ信号	1:オン 0:オフ
		D3 未使用	0
		D4 未使用	0
		D5 未使用	0
		D6 未使用	0
		D7 未使用	0
F007 (1)	_NB_STOP_ORDER	リール停止順番データ	
		リールの停止順番を管理するデータ	0～3(D)
F008 (1)	_NB_STOP_REEL	停止リール番号データ	
		停止受付時のリール番号	1～3(D)
F020 (1)	_WK_RL1_TIME	第 1 リール管理タイマ	
		第 1 リールの 4 相励磁出力時間を管理するタイマ	0～108(D)
F030 (1)	_WK_RL2_TIME	第 2 リール管理タイマ	
		第 2 リールの 4 相励磁出力時間を管理するタイマ	0～108(D)
F040 (1)	_WK_RL3_TIME	第 3 リール管理タイマ	
		第 3 リールの 4 相励磁出力時間を管理するタイマ	0～108(D)

【図 2 3 8】



10

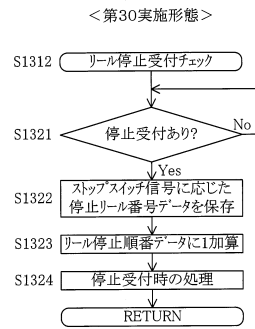
20

30

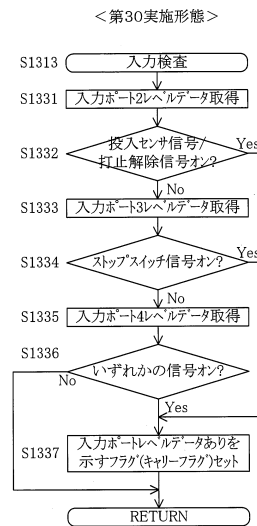
40

50

【図 2 3 9】

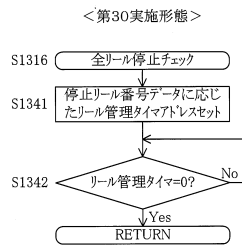


【図 2 4 0】

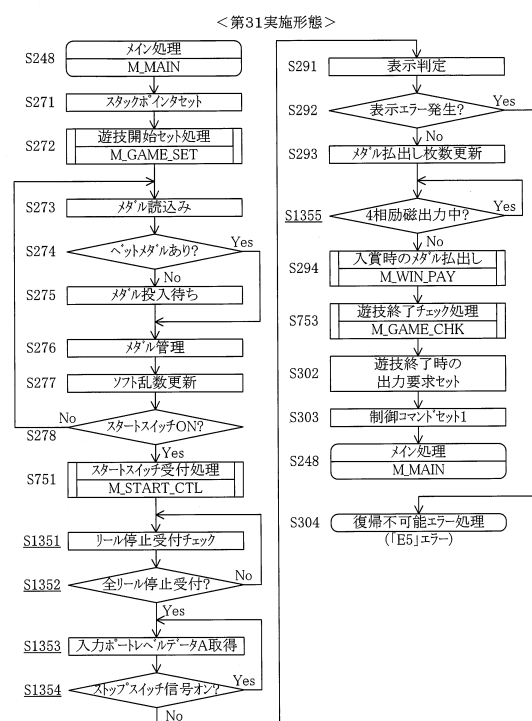


10

【図 2 4 1】



【図 2 4 2】



20

30

40

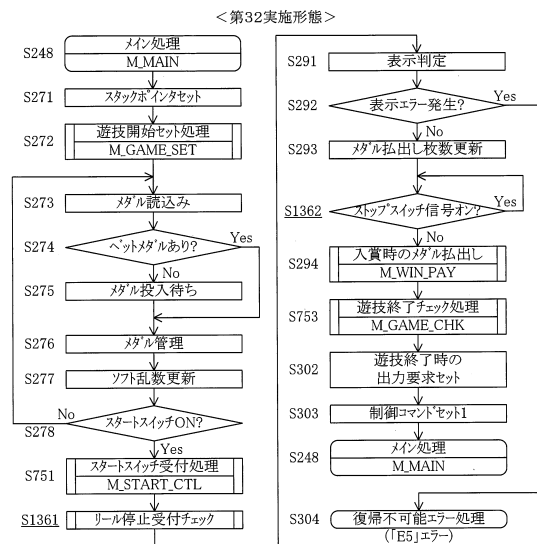
50

【図 2 4 3】

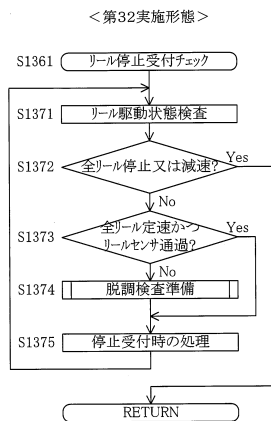
＜第32実施形態;RWMの内容＞

アドレス	RWM名称	内容	データ
F067 (1)	_WK_RL1_STS	第1リール駆動状態	
		D0 0:定速かつリールセンサ通過	0〜3(D)
		D1 1:加速又は定速かつリールセンサ未通過	
		D2 3:脱調状態	
		D3 待機演出実行時	
		D4 減速開始	
		D5 未使用	
		D6 脱調準備	
F077 (1)	_WK_RL2_STS	第2リール駆動状態	
		D0 0:定速かつリールセンサ通過	0〜3(D)
		D1 1:加速又は定速かつリールセンサ未通過	
		D2 3:脱調状態	
		D3 待機演出実行時	
		D4 減速開始	
		D5 未使用	
		D6 脱調準備	
F087 (1)	_WK_RL3_STS	第3リール駆動状態	
		D0 0:定速かつリールセンサ通過	0〜3(D)
		D1 1:加速又は定速かつリールセンサ未通過	
		D2 3:脱調状態	
		D3 待機演出実行時	
		D4 減速開始	
		D5 未使用	
		D6 脱調準備	
F090 (1)	_PT_IN2_OLD	入力ポート2レベルデータ	
		D0 第1ストップスイッチ信号	1:オン 0:オフ
		D1 第2ストップスイッチ信号	
		D2 第3ストップスイッチ信号	
		D3 未使用	
		D4 第1リールセンサ信号	
		D5 第2リールセンサ信号	
		D6 第3リールセンサ信号	
		D7 未使用	

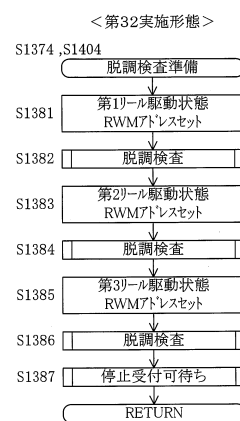
【図 2 4 4】



【図 2 4 5】



【図 2 4 6】



10

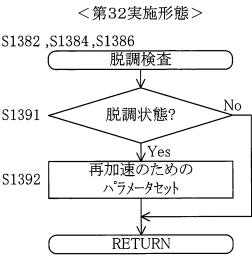
20

30

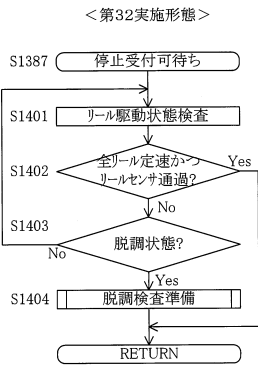
40

50

【図 2 4 7】



【図 2 4 8】



10

【図 2 4 9】

<第33実施形態;RWMの内容>			
アドレス	RWM名称	内容	データ
F0AD (1)	_FL_STOP_LP	リール停止フラグ	
		D0	第1リール停止受付
		D1	第2リール停止受付
		D2	第3リール停止受付
		D3	未使用
		D4	未使用
		D5	未使用
		D6	未使用
		D7	未使用

【図 2 5 0】

<第33実施形態;入力ポート0の内容>	
入力ポート0	
ビット	入力される信号の名称
D0	第1ストップスイッチ信号
D1	第2ストップスイッチ信号
D2	第3ストップスイッチ信号
D3	投入センサ1信号
D4	投入センサ2信号
D5	1ベットスイッチ信号
D6	3ベットスイッチ信号
D7	スタートスイッチ信号

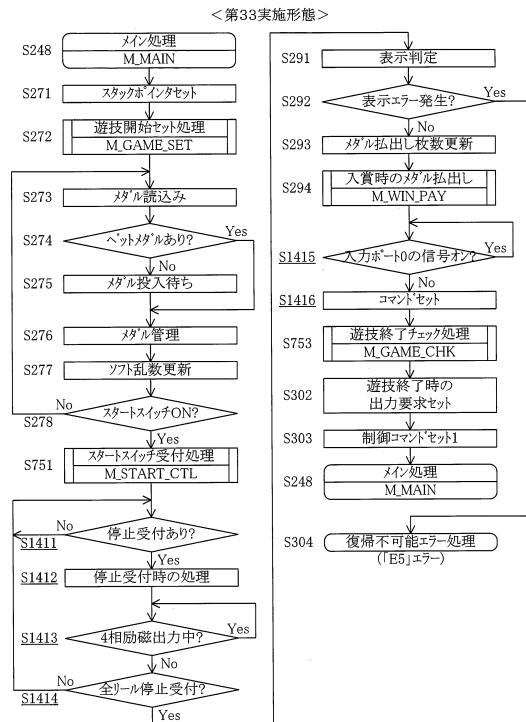
20

30

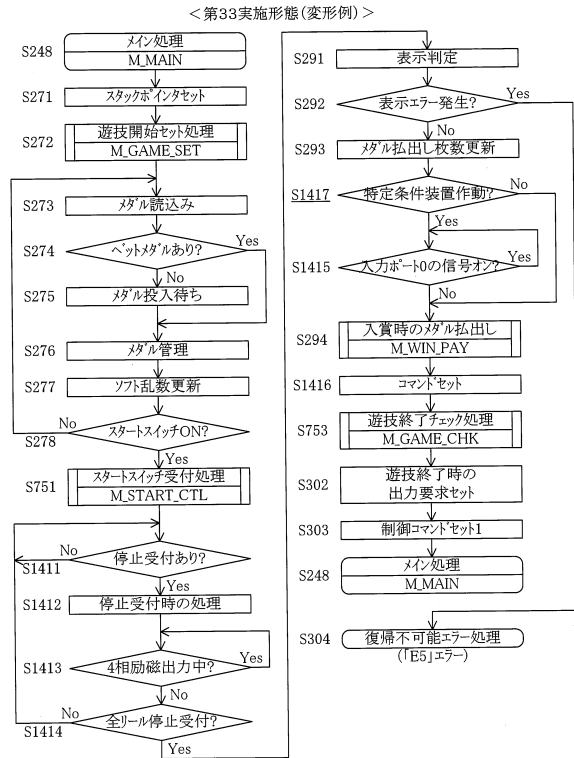
40

50

【図 2 5 1】



【図 2 5 2】



10

20

【図 2 5 3】

＜第34実施形態;RWMの内容(1)＞

アドレス	RWM名称	内容	データ
F067 (1)	_WK_RL1.STS	第1リール駆動状態	
		D0 4相励磁減速中	1:オン 0:オフ
		D1 2相励磁減速中(4相励磁減速中もオン)	1:オン 0:オフ
		D2 定速中(減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D3 加速中(定速中、減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D4 回転準備	1:オン 0:オフ
		D5 減速中(2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D6 インデックス検知前	1:オン 0:オフ
F068 (1)	_WK_RL2.STS	第2リール駆動状態	
		D0 4相励磁減速中	1:オン 0:オフ
		D1 2相励磁減速中(4相励磁減速中もオン)	1:オン 0:オフ
		D2 定速中(減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D3 加速中(定速中、減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D4 回転準備	1:オン 0:オフ
		D5 減速中(2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D6 インデックス検知前	1:オン 0:オフ
F069 (1)	_WK_RL3.STS	第3リール駆動状態	
		D0 4相励磁減速中	1:オン 0:オフ
		D1 2相励磁減速中(4相励磁減速中もオン)	1:オン 0:オフ
		D2 定速中(減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D3 加速中(定速中、減速開始、減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D4 回転準備	1:オン 0:オフ
		D5 減速中(2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ
		D6 インデックス検知前	1:オン 0:オフ
		減速開始(減速中、2相励磁減速中、4相励磁減速中もオン)	1:オン 0:オフ

【図 2 5 4】

＜第34実施形態;RWMの内容(2)＞

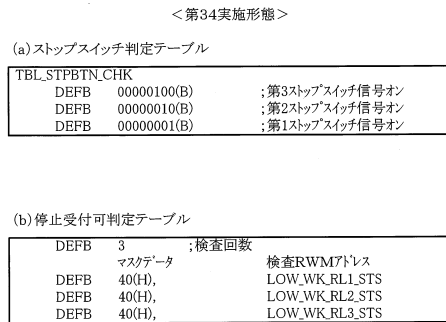
アドレス	RWM名称	内容	データ
F090 (1)	_PT_IN0.OLD	入力ポート0レベルデータ	
		D0 第1ストップスイッチ信号	1:オン 0:オフ
		D1 第2ストップスイッチ信号	1:オン 0:オフ
		D2 第3ストップスイッチ信号	1:オン 0:オフ
		D3 1ベットスイッチ信号	1:オン 0:オフ
		D4 3ベットスイッチ信号	1:オン 0:オフ
		D5 スタートスイッチ信号	1:オン 0:オフ
		D6 精算スイッチ信号	1:オン 0:オフ
F092 (2)	_FL_ERROR	エラーフラグ	
		D0 リール回転エラー	1:オン 0:オフ
		D1 投入センサ詰まりエラー	1:オン 0:オフ
		D2 投入センサ通過遅延エラー	1:オン 0:オフ
		D3 投入センサ異常エラー	1:オン 0:オフ
		D4 払出センサ詰まりエラー	1:オン 0:オフ
		D5 払出センサ異常エラー	1:オン 0:オフ
		D6 ホッパーエンブディエラー	1:オン 0:オフ
		D7 不当入賞エラー	1:オン 0:オフ
		D8 サブタンクエラー	1:オン 0:オフ
		D9 RWM異常(設定値)エラー	1:オン 0:オフ
		D10 打ち止め状態	1:オン 0:オフ
		D11 設定キエラー	1:オン 0:オフ
		D12 未使用	0
		D13 未使用	0
		D14 未使用	0
		D15 未使用	0
F094 (1)	_FL_JOB.STS	処理状態フラグ	
		D0 省略	
		D1 ホッパーモータ要求	1:オン 0:オフ
		D2 自動精算	1:オン 0:オフ
		D3 ホッパーモータ回転中	1:オン 0:オフ
		D4 省略	
		D5 省略	
		D6 設定変更状態	1:オン 0:オフ
F095 (1)	_FL_STOP.LP	リール停止フラグ	
		D0 第1リール停止受付	1:その他 0:受付済み
		D1 第2リール停止受付	1:その他 0:受付済み
		D2 第3リール停止受付	1:その他 0:受付済み
		D3 未使用	0
		D4 未使用	0
		D5 未使用	0
		D6 未使用	0
		未使用	0

30

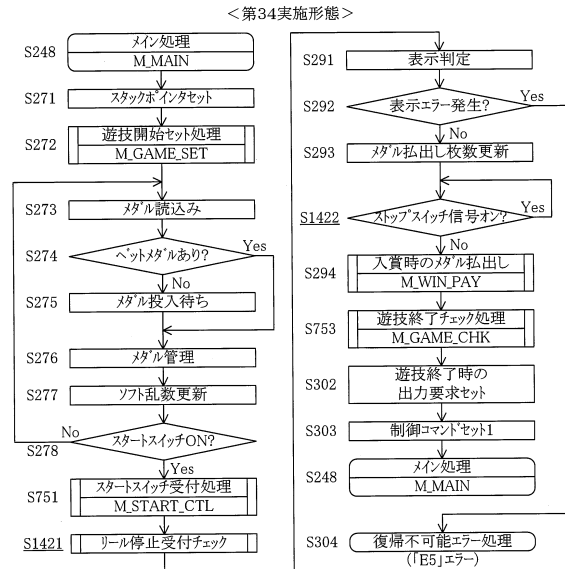
40

50

【図 2 5 5】



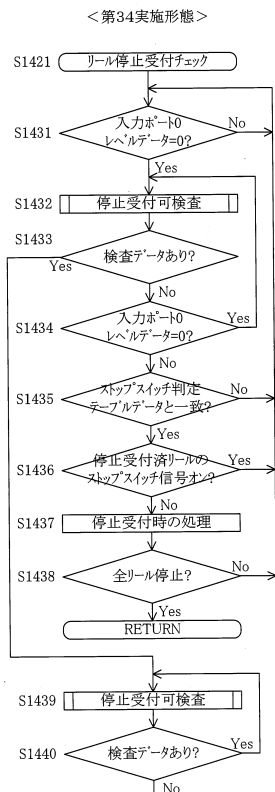
【図 2 5 6】



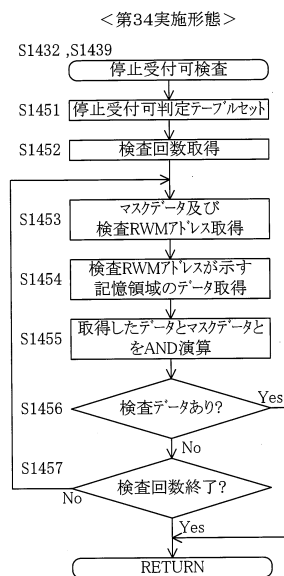
10

20

【図 2 5 7】



【図 2 5 8】



30

40

50

【図 2 5 9】

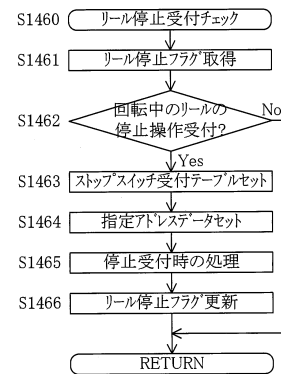
< 第35実施形態 >

ストップスイッチ受付テーブル (TBL_STOP_BTN)

アドレス	データ	
1101(H)	DEFB	00000001(B) ; 第1ストップスイッチのみ
1102(H)	DEFB	00000010(B) ; 第2ストップスイッチのみ
1103(H)	DEFB	00000001(B) ; 第1ストップスイッチ+第2ストップスイッチ
1104(H)	DEFB	00000100(B) ; 第3ストップスイッチのみ
1105(H)	DEFB	00000001(B) ; 第1ストップスイッチ+第3ストップスイッチ
1106(H)	DEFB	00000010(B) ; 第2ストップスイッチ+第3ストップスイッチ
1107(H)	DEFB	00000001(B) ; 第1ストップスイッチ+第2ストップスイッチ+第3ストップスイッチ

【図 2 6 0】

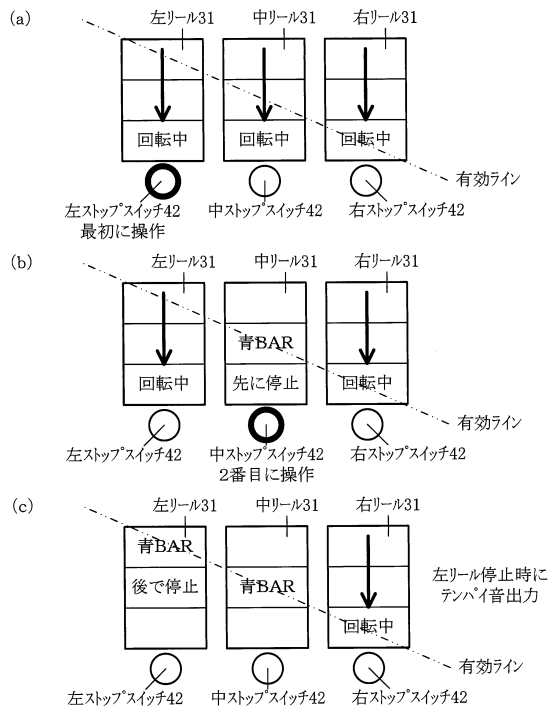
< 第35実施形態 >



10

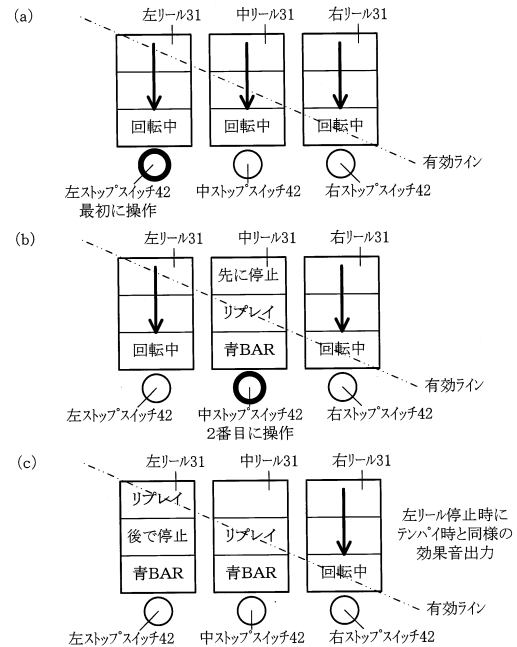
【図 2 6 1】

< 第36実施形態 >



【図 2 6 2】

< 第36実施形態 >



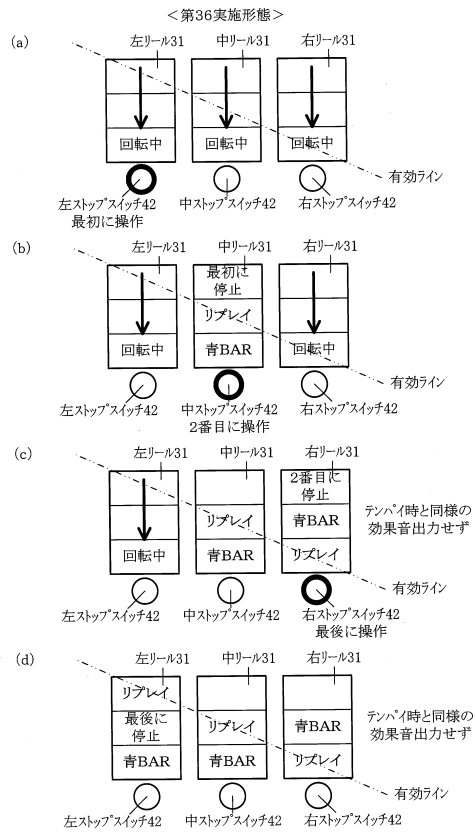
20

30

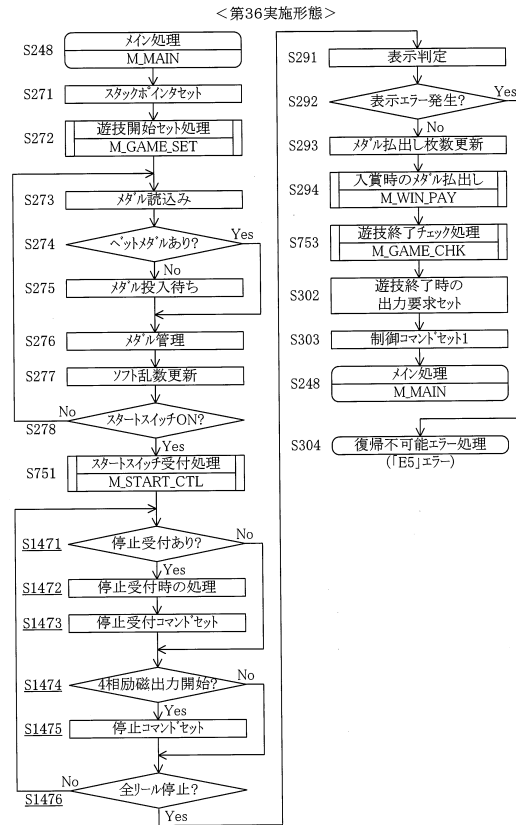
40

50

【図 2 6 3】



【図 2 6 4】



10

20

30

40

50

フロントページの続き

東京都品川区西品川一丁目1番1号 住友不動産大崎ガーデンタワー サミー株式会社内

審査官 高木 亨

(56)参考文献 特許第6788206 (JP, B2)

(58)調査した分野 (Int.Cl., DB名)

A63F 5/04