

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第1区分

【発行日】平成26年2月27日(2014.2.27)

【公表番号】特表2013-518370(P2013-518370A)

【公表日】平成25年5月20日(2013.5.20)

【年通号数】公開・登録公報2013-025

【出願番号】特願2012-550028(P2012-550028)

【国際特許分類】

H 05 H 1/00 (2006.01)

H 01 L 21/3065 (2006.01)

【F I】

H 05 H 1/00 A

H 01 L 21/302 103

【手続補正書】

【提出日】平成26年1月9日(2014.1.9)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

工作物を処理するためのプラズマチャンバ内でプラズマプロセスパラメータを測定する方法あって、

前記プラズマチャンバ内のプラズマに基板表面を暴露することであって、前記基板は、前記プラズマチャンバ内のプラズマによって処理される工作物と実質的に同じ材料である材料から作られる、暴露すること、および、

前記基板に埋め込まれる1つまたは複数のセンサに対して前記プラズマからもたらされる1つまたは複数の信号を測定することであって、前記基板表面と実質的に同じ材料から作られたコレクタ部分およびセンサ部分を備え、前記コレクタ部分は、前記基板の上部表面と同一平面上にある表面を含む、測定することを含み、

前記センサエレクトロニクスは、前記基板に埋め込まれ、前記コレクタ部分に結合される方法。

【請求項2】

前記1つまたは複数の測定値は変位電流を含む請求項1に記載の方法。

【請求項3】

前記1つまたは複数の測定値はDC電流または電圧を含む請求項2に記載の方法。

【請求項4】

前記1つまたは複数の測定値は、1つまたは複数のラングミュアプローブ測定値を含む請求項1に記載の方法。

【請求項5】

前記1つまたは複数のラングミュアプローブ測定値は、1つまたは複数のデュアルまたはトリプル差動ラングミュアプローブ測定値を含む請求項4に記載の方法。

【請求項6】

前記1つまたは複数のラングミュアプローブ測定値は、複数の時分割多重差動ラングミュアプローブ測定値を含む請求項5に記載の方法。

【請求項7】

前記1つまたは複数の信号を測定することは、所与のコレクタ部分に励起を印加し、1

つまたは複数の異なるコレクタ部分で信号を測定することを含む請求項 1 に記載の方法。

【請求項 8】

前記コレクタ部分は、前記プラズマに暴露される前記基板の全表面を備える請求項 1 に記載の方法。

【請求項 9】

前記基板は、前記コレクタ部分を形成する抵抗層を含み、前記 D C 信号を測定することは、前記抵抗層上の 2 つの場所間の電圧差を測定することを含む請求項 8 に記載の方法。

【請求項 10】

前記 1 つまたは複数の信号を測定することは、第 1 の場所で前記プラズマに暴露されない前記抵抗層の面に結合した接点に励起を印加し、1 つまたは複数の他の場所で前記プラズマに暴露されない前記抵抗層の前記面に結合した 1 つまたは複数の他の接点で信号を測定することを含む請求項 8 に記載の方法。

【請求項 11】

前記コレクタ部分の表面上に配設された材料は、前記コレクタ部分と前記プラズマとの間の相互作用を変更する請求項 1 に記載の方法。

【請求項 12】

工作物を処理するためのプラズマチャンバ内のプラズマプロセスパラメータを測定する検知デバイスであって、

前記プラズマチャンバ内でプラズマによって処理される工作物と実質的に同じ材料である材料から作られる基板と、

前記基板に埋め込まれる 1 つまたは複数のセンサであって、各センサは、前記基板と実質的に同じ材料から作られたコレクタ部分を備え、前記コレクタ部分は、前記基板の上部表面と同一平面上にある表面を含む、1 つまたは複数のセンサと、

前記基板に埋め込まれ、前記コレクタ部分に結合されたセンサエレクトロニクスとを備える検知デバイス。

【請求項 13】

前記コレクタ部分と前記基板との間の直流 (D C) 接続をさらに備える請求項 1 2 に記載の検知デバイス。

【請求項 14】

キャビティは、前記基板内に形成され、前記コレクタ部分は、前記キャビティ内に配設され、前記基板から電気絶縁される請求項 1 2 に記載の検知デバイス。

【請求項 15】

前記基板は、第 1 の層および第 2 の層を含み、前記センサエレクトロニクスは、前記第 1 の層と前記第 2 の層との間に挟まれる請求項 1 2 に記載の検知デバイス。

【請求項 16】

前記第 1 および第 2 の層は、伝導性または半導性材料から作られ、前記センサエレクトロニクスは、前記第 1 および第 2 の層から電気絶縁される請求項 1 5 に記載の検知デバイス。

【請求項 17】

前記基板表面および前記コレクタ部分は、前記第 1 の層から形成され、前記コレクタ部分は、前記第 1 の層の残りの部分から電気絶縁される請求項 1 5 に記載の検知デバイス。

【請求項 18】

前記基板は、100 mm と 450 mm との間の直径を有するシリコンウェハを備える 1 つまたは複数の層で作られ、前記検知デバイスは、0.3 mm ~ 10 mm の厚さを有する請求項 1 2 に記載の検知デバイス。

【請求項 19】

前記基板は、半導体ウェハ、リソグラフィマスク基板、またはフラットパネルディスプレイ基板と実質的に同じ材料から作られる請求項 1 2 に記載の検知デバイス。

【請求項 20】

前記基板の表面は、フォトレジスト上部層を含む請求項 1 9 に記載の検知デバイス。

【請求項 2 1】

前記コレクタ部分は、前記基板の上部表面である請求項 1 2 に記載の検知デバイス。

【請求項 2 2】

前記基板は、前記コレクタ部分を形成する抵抗層と導電性層との間に挟まれた電気絶縁層を含む請求項 2 1 に記載の検知デバイス。

【請求項 2 3】

前記抵抗層の下側に形成された 1 つまたは複数の導電性センサ接点をさらに備える請求項 2 2 に記載の検知デバイス。

【請求項 2 4】

前記エレクトロニクスは、前記 1 つまたは複数の導電性センサ接点に電気結合された DC センサエレクトロニクスを含む請求項 2 3 に記載の検知デバイス。

【請求項 2 5】

前記エレクトロニクスは、前記 1 つまたは複数の導電性センサ接点に電気結合された AC センサエレクトロニクスを含む請求項 2 3 に記載の検知デバイス。

【請求項 2 6】

前記エレクトロニクスは、前記伝導性層と別の伝導性層との間に挟まれ、前記 1 つまたは複数の導電性センサ接点に電気結合される請求項 2 3 に記載の検知デバイス。

【請求項 2 7】

前記基板の上部層は、平面であり、標準的な処理基板と実質的に同じであるプロファイアルを有する請求項 1 2 に記載の検知デバイス。

【請求項 2 8】

前記 1 つまたは複数のセンサは、1 つまたは複数の対のコレクタ部分を含み、前記コレクタ部分およびセンサエレクトロニクスは、デュアルまたはトリプル差動ラングミュアプローブとして動作するように構成される請求項 1 2 に記載の検知デバイス。

【請求項 2 9】

前記エレクトロニクスは、信号調整エレクトロニクスおよび信号処理エレクトロニクスを含む請求項 1 2 に記載の検知デバイス。

【請求項 3 0】

前記回路は、ポリイミド可撓性基板上に形成される請求項 2 9 に記載の検知デバイス。

【請求項 3 1】

前記回路は、前記基板または前記基板の層上に直接形成される請求項 2 9 に記載の検知デバイス。

【請求項 3 2】

各センサ用の前記エレクトロニクスは、ローカルデジタルプロセッサを含む請求項 1 2 に記載の検知デバイス。

【請求項 3 3】

各ローカルデジタルプロセッサに結合された集中化通信ユニットまたはプロセッサをさらに備える請求項 3 2 に記載の検知デバイス。

【請求項 3 4】

前記コレクタ部分の表面上の材料であって、前記コレクタ部分と前記プラズマとの間の相互作用を変更する、材料をさらに含む請求項 1 2 に記載の検知デバイス。