



**ФЕДЕРАЛЬНАЯ СЛУЖБА
ПО ИНТЕЛЛЕКТУАЛЬНОЙ СОБСТВЕННОСТИ**

(12) ЗАЯВКА НА ИЗОБРЕТЕНИЕ

(21)(22) Заявка: 2012122239/28, 29.05.2012

Приоритет(ы):

(22) Дата подачи заявки: 29.05.2012

(43) Дата публикации заявки: 10.12.2013 Бюл. № 34

Адрес для переписки:

390005, г.Рязань, ул. Гагарина, 59/1, ФГБОУ
ВПО "РГРТУ", патентная служба

(71) Заявитель(и):

Федеральное государственное бюджетное
образовательное учреждение высшего
профессионального образования "Рязанский
государственный радиотехнический
университет" (RU)

(72) Автор(ы):

Попов Дмитрий Иванович (RU)

(54) ФАЗОМЕТР КОГЕРЕНТНО-ИМПУЛЬСНЫХ СИГНАЛОВ**(57) Формула изобретения**

Фазометр когерентно-импульсных сигналов, содержащий блок задержки, блок комплексного сопряжения, блок комплексного умножения, блок усреднения, блок вычисления фазы, блок коррекции пределов измерения, ключ, блок вычисления модуля, пороговый блок, блок памяти и синхрогенератор, при этом выходы блока задержки соединены с входами блока комплексного сопряжения, выходы которого соединены с первыми входами блока комплексного умножения, вторые входы которого объединены с входами блока задержки, выходы блока усреднения соединены с входами блока вычисления фазы и входами блока вычисления модуля, а также со вторым и третьим входами блока коррекции пределов измерения, первый вход которого соединен с выходом блока вычисления фазы, выход блока вычисления модуля соединен с первым входом порогового блока, выход которого соединен с управляющим входом ключа, второй вход порогового блока соединен с выходом блока памяти, выход синхрогенератора соединен с синхровходами блока задержки, блока комплексного сопряжения, блока комплексного умножения, блока усреднения, блока вычисления фазы, блока коррекции пределов измерения, ключа, блока вычисления модуля, порогового блока и блока памяти, отличающийся тем, что введены дополнительный блок задержки, дополнительный блок комплексного сопряжения, дополнительный блок комплексного умножения, дополнительный множитель и дополнительный блок памяти, при этом входы дополнительного блока задержки соединены с выходами блока комплексного умножения, выходы дополнительного блока задержки соединены с входами дополнительного блока комплексного сопряжения, выходы которого соединены с первыми входами дополнительного блока комплексного умножения, вторые входы которого объединены с входами дополнительного блока задержки, выходы дополнительного блока комплексного умножения соединены с входами блока усреднения, выход блока коррекции пределов измерения соединен с первым входом дополнительного множителя, второй вход которого соединен с выходом дополнительного блока памяти, выход дополнительного множителя соединен с

основным входом ключа, выход синхрогенератора соединен с синхровходами дополнительного блока задержки, дополнительного блока комплексного сопряжения, дополнительного блока комплексного умножения, дополнительного умножителя и дополнительного блока памяти, причем входами фазометра когерентно-импульсных сигналов являются входы блока задержки, а первым и вторым выходами - соответственно выходы ключа и порогового блока.

RU 201221212102 A 6322212102 RU

RU 20122122239 A