

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3715784号

(P3715784)

(45) 発行日 平成17年11月16日(2005.11.16)

(24) 登録日 平成17年9月2日(2005.9.2)

(51) Int.Cl.⁷

F I

G09G 5/00

G09G 5/00 510Q

G06F 3/153

G06F 3/153 330A

G06F 3/16

G06F 3/16 330C

G09G 3/36

G09G 3/36

H04L 12/28

G09G 5/00 555D

請求項の数 7 (全 12 頁) 最終頁に続く

(21) 出願番号 特願平10-141629
 (22) 出願日 平成10年5月22日(1998.5.22)
 (65) 公開番号 特開平11-338445
 (43) 公開日 平成11年12月10日(1999.12.10)
 審査請求日 平成15年10月16日(2003.10.16)

(73) 特許権者 000001007
 キヤノン株式会社
 東京都大田区下丸子3丁目30番2号
 (74) 代理人 100090273
 弁理士 國分 孝悦
 (72) 発明者 中野 真樹
 東京都大田区下丸子3丁目30番2号 キ
 ヤノン株式会社内
 (72) 発明者 山本 高司
 東京都大田区下丸子3丁目30番2号 キ
 ヤノン株式会社内
 (72) 発明者 高山 正
 東京都大田区下丸子3丁目30番2号 キ
 ヤノン株式会社内

最終頁に続く

(54) 【発明の名称】 画像処理装置、画像表示装置及びコンピュータ読み取り可能な記憶媒体

(57) 【特許請求の範囲】

【請求項1】

I Dデータと画像データと音声データとが所定の順序で配列されたデータ信号と、上記I Dデータか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手段と、

I Dを設定するI D設定手段と、

上記受信した伝送信号中のI Dデータと上記設定されたI Dとを比較して両者が一致したことを検出する検出手段と、

上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手段と、

上記判別信号がマスクされた伝送信号を送出する第1の伝送信号出力手段と、

上記受信した伝送信号をそのまま送出する第2の伝送信号出力手段と、

上記受信した伝送信号中の音声データを記憶するメモリ手段と、

上記メモリ手段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手段と、

上記メモリ手段から読み出された音声データを出力する音声出力手段とを備えた画像処理装置。

【請求項2】

上記メモリ制御手段は、上記データ信号を同期させるクロックを上記判定信号から所定数カウントしたときに上記書き込み開始アドレスを発生し、上記クロックを分周したクロ

ックを上記判定信号から所定数カウントしたときに上記読み出し開始アドレスを発生することを特徴とする請求項 1 記載の画像処理装置。

【請求項 3】

上記メモリ制御手段は、上記設定された ID に応じて上記メモリ手段の読み出し又は書き込みアドレスを変えることにより、上記音声データのうち上記設定された ID に応じた位置にある音声データが上記メモリ手段から得られるように制御することを特徴とする請求項 1 記載の画像処理装置。

【請求項 4】

音声 ID を設定する音声 ID 設定手段を設け、上記メモリ制御手段は、上記設定された音声 ID に応じて上記メモリ手段の読み出し又は書き込みアドレスを変えることにより、
上記音声データのうち上記設定された音声 ID に応じた位置にある音声データが上記メモリ手段から得られるように制御することを特徴とする請求項 1 記載の画像処理装置。

【請求項 5】

ID データと画像データと音声データとが所定の順序で配列されたデータ信号と、上記 ID データか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手段と、

ID を設定する ID 設定手段と、

上記受信した伝送信号中の ID データと上記設定された ID とを比較して両者が一致したことを検出する検出手段と、

上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手段と、

上記判別信号がマスクされた伝送信号を送出する第 1 の伝送信号出力手段と、

上記受信した伝送信号をそのまま送出する第 2 の伝送信号出力手段と、

上記受信した伝送信号中の音声データを記憶するメモリ手段と、

上記メモリ手段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手段と、

上記メモリ手段から読み出された音声データを出力する音声出力手段とを有する画像処理部と、

上記第 1 の伝送出力手段から出力される上記伝送信号中の画像データを表示する表示部とを備えたことを特徴とする画像表示装置。

【請求項 6】

複数の上記画像処理部が直列に接続され、各画像処理部に上記表示部が接続されていることを特徴とする請求項 5 記載の画像表示装置。

【請求項 7】

ID データと画像データと音声データとが所定の順序で配列されたデータ信号と、上記 ID データか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手順と、

ID を設定する ID 設定手順と、

上記受信した伝送信号中の ID データと上記設定された ID とを比較して両者が一致したことを検出する検出手順と、

上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手順と、

上記判別信号がマスクされた伝送信号を送出する第 1 の伝送信号出力手順と、

上記受信した伝送信号をそのまま送出する第 2 の伝送信号出力手順と、

上記受信した伝送信号中の音声データをメモリ手段に記憶する記憶手順と、

上記メモリ手段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手順と、

上記記憶手順により読み出された音声データを出力する音声出力手順とをコンピュータに実行させるためのプログラムを記憶したコンピュータ読み取り可能な記憶媒体。

【発明の詳細な説明】

【 0 0 0 1 】

【 発明の属する技術分野 】

本発明は、画像処理装置、画像表示装置及びコンピュータ読み取り可能な記憶媒体に関するものであり、特に強誘電性液晶を用いた液晶表示器のような記憶性を有する表示装置を複数接続し、各々の液晶表示器に画像を表示すると共に、音声信号も伝送するシステムに用いて好適なものである。

【 0 0 0 2 】

【 従来技術 】

従来より、特願平 7 - 0 1 3 0 4 6 号に開示される表示装置のように、メモリ効果を持つ強誘電性液晶を用いた複数台の液晶表示器（以下 F L C D ）を 1 台のホストコンピュータに接続し、各々の F L C D に同一もしくは各々異なる画像を表示する画像表示システムが提案されている。

10

【 0 0 0 3 】

先ず、この画像表示システムについて説明する。

図 8 はシステム全体の接続図であり、同図において、1 はホストコンピュータ、1 0 1、1 0 2、1 0 3、1 0 4 は F L C D、2 0 1、2 0 2、2 0 3、2 0 4 は分岐伝送ユニット、5 0 0、5 0 1、5 0 2、5 0 3 は伝送ケーブル、5 1 1、5 1 2、5 1 3、5 1 4 は分岐ケーブルであり、ホストコンピュータ 1 からは、アドレスデータを先頭にした 1 6 b i t 画像データが平行で伝送ケーブル 5 0 0 を通じて出力される。

【 0 0 0 4 】

20

各分岐伝送ユニット 2 0 1 ~ 2 0 4 は、それぞれ前段から伝送ケーブル 5 0 0 ~ 5 0 3 を経て入力された 1 6 b i t 画像データをそのまま中継して後段の分岐伝送ユニットへ伝送ケーブル 5 0 1 ~ 5 0 3 から出力する一方、各分岐伝送ユニットに設けられた不図示のアドレス設定 S W（スイッチ）の設定値と 1 6 b i t 画像データの先頭に配置されたアドレス出力とを比較し、一致すれば各々分岐ケーブル 5 1 1 ~ 5 1 4 へも 1 6 b i t 画像データを出力する。各 F L C D 2 0 1 ~ 2 0 4 はこの 1 6 b i t 画像データに基づいて表示面に画像を描画する。また、各 F L C D 2 0 1 ~ 2 0 4 はメモリ効果を有するため、新たに 1 6 b i t 画像データを受信し描画されるまでは、その直前の画像データを表示し続ける。

尚、図 8 では 4 段の分岐伝送ユニットとそれに対応する 4 台の F L C D が接続されているが、接続段数の制約は特にない。

30

【 0 0 0 5 】

ここで、ホストコンピュータ 1 から出力される 1 6 b i t 画像データとその先頭アドレスについて説明する。図 9 は 1 6 b i t 画像データの配列をイメージ的に描いた図であり、D A T A 0 ~ D A T A 1 5 の 1 6 本のデータと、C L K 及び A H D L からなる 1 8 本の信号から成る。

A H D L は通常 L であり、データの先頭のみ H となり、その時 D A T A 0 ~ D A T A 1 5 はアドレスデータを出力する。つまり、A H D L はデータの先頭を示すだけでなく、D A T A 0 ~ D A T A 1 5 が画像データではなく、アドレスデータであることを示す信号でもある。

40

【 0 0 0 6 】

D A T A 0 ~ D A T A 1 5 に乗せられたアドレスデータの内下位 1 1 b i t D A T A 0 ~ 1 0 は F L C D 2 0 1 ~ 2 0 4 の走査線番号のアドレスを示すものであり、上位 5 b i t D A T A 1 1 ~ 1 5 が先に説明した設定 S W の設定値に相当するものである。また、先頭のアドレスデータに続いて 1 水平走査分の画像データが配置されている。

【 0 0 0 7 】

各分岐伝送ユニット 2 0 1 ~ 2 0 4 は A H D L が H となった時、D A T A 1 1 ~ 1 5 のみを監視し、設定 S W の設定値と一致しない場合は、F L C D への分岐ケーブル 5 1 1 ~ 5 1 4 の A H D L をマスクし、L を出力する。これを受けた F L C D は A H D L が L であるためアドレスとは認識せず、従って、描画している画像の更新は行われず、D A T A 1 1

50

～ 15 にいかなるデータが乗っていようと無視される。一方、後段への伝送ケーブル 501～503 には、前段から入力された信号を何も加工せずそのまま出力する。

【0008】

また、各分岐伝送ユニット 201～204 は、AHD L が H となった時に DATA 11～15 が設定 SW の設定値と一致しているとみなした場合、FLCD への分岐出力の AHD L をマスクせずそのまま出力する。これを受けた FLCD は AHD L の H を受け、画像データのスタートを認識して描画画像の更新が行われる。尚この時、後段への伝送ケーブル 501～503 にも、前段から入力された信号を何も加工せずそのまま出力する。

【0009】

【発明が解決しようとする課題】

しかしながら従来の画像表示システムは画像を伝送するのみであり、音声については対応していなかった。

【0010】

従って、本発明は、音声信号を伝送可能にした画像表示システムを実現できるようにすることを目的とする。

【0011】

【課題を解決するための手段】

本発明による画像処理装置においては、ID データと画像データと音声データとが所定の順序で配列されたデータ信号と、上記 ID データか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手段と、ID を設定する ID 設定手段と、上記受信した伝送信号中の ID データと上記設定された ID とを比較して両者が一致したことを検出する検出手段と、上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手段と、上記判別信号がマスクされた伝送信号を送出する第 1 の伝送信号出力手段と、上記受信した伝送信号をそのまま送出手続の第 2 の伝送信号出力手段と、上記受信した伝送信号中の音声データを記憶するメモリ手段と、上記メモリ手段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手段と、上記メモリ手段から読み出された音声データを出力する音声出力手段とを設けている。

【0012】

本発明による画像処理装置においては、ID データと画像データと音声データとが所定の順序で配列されたデータ信号と、上記 ID データか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手段と、ID を設定する ID 設定手段と、上記受信した伝送信号中の ID データと上記設定された ID とを比較して両者が一致したことを検出する検出手段と、上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手段と、上記判別信号がマスクされた伝送信号を送出する第 1 の伝送信号出力手段と、上記受信した伝送信号をそのまま送出手続の第 2 の伝送信号出力手段と、上記受信した伝送信号中の音声データを記憶するメモリ手段と、上記メモリ手段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手段と、上記メモリ手段から読み出された音声データを出力する音声出力手段とを有する画像処理部と、上記第 1 の伝送出力手段から出力される上記伝送信号中の画像データを表示する表示部とを設けている。

【0013】

本発明による記憶媒体においては、ID データと画像データと音声データとが所定の順序で配列されたデータ信号と、上記 ID データか上記画像、音声データかを判別するための判別信号とを含む伝送信号を受信する受信手順と、ID を設定する ID 設定手順と、上記受信した伝送信号中の ID データと上記設定された ID とを比較して両者が一致したことを検出する検出手順と、上記両者が一致しないとき上記受信した伝送信号中の判別信号をマスクするマスク手順と、上記判別信号がマスクされた伝送信号を送出する第 1 の伝送信号出力手順と、上記受信した伝送信号をそのまま送出手続の第 2 の伝送信号出力手順と、上記受信した伝送信号中の音声データをメモリ手段に記憶する記憶手順と、上記メモリ手

10

20

30

40

50

段の書き込みと読み出しを上記受信した伝送信号中の判別信号に基づいて制御するメモリ制御手順と、上記記憶手順により読み出された音声データを出力する音声出力手順とをコンピュータに実行させるためのプログラムを記憶している。

【0014】

【発明の実施の形態】

(第1の実施の形態)

図1は本発明による画像表示装置としての画像表示システムの全体的な構成を示す図であり、図2は16bit伝送データの配列をイメージ的に示した図である。

図1において1はホストコンピュータ、101、102、103、104はFLCD、201、202、203、204は分岐伝送ユニット、301、302、303、304はヘッドホン、500、501、502、503は伝送ケーブル、511、512、513、514は分岐ケーブルである。

10

【0015】

ホストコンピュータ1からは、図2に示すようなIDアドレスデータが先頭で、それ以降は画像データである16bitデータ信号が平行で伝送ケーブル500から出力される。また、本発明による画像処理装置、画像処理部を構成し、信号を中継、分岐するための各分岐伝送ユニット201～204は、前段の伝送ユニットあるいはホストコンピュータ1から入力された16bit伝送データ信号をそのまま後段の伝送ユニットへ出力する。これと共に、後述の5bitからなるID設定SWの設定値と16bitデータの先頭に配置されたIDアドレスデータの上位5bitのユニットIDデータとを比較し、両者が一致すれば各々接続された分岐伝送ケーブル511～514へも16bitデータをそのまま出力する。

20

【0016】

本発明による表示装置、表示部を構成する各FLCD201～204はこの16bit画像データに基づいて表示面に画像を描画する。このID設定SWは、1から31の間の任意の値を設定する。また、各FLCD201～204はメモリ効果を有するため、新たに16bit伝送データ信号を受信し、画像データが更新されるまでは、その直前の画像データを表示し続ける。

【0017】

ここで、ホストコンピュータ1から出力される16bit伝送データとIDアドレスデータについて説明する。図2において、DATA0～DATA15の16本のデータが16bitデータ信号であり、これとクロックCLK及び判別信号AHD Lの合計18本の信号から成る。

30

AHD Lは通常Lであり、データの先頭のみHとなり、その時DATA0～DATA15はIDアドレスデータを出力する。つまり、AHD Lはデータの先頭を示すだけでなく、16bitデータ信号が画像データや音声データではなく、IDアドレスデータであることを示す信号でもある。

DATA0～DATA15に乘せられたIDアドレスデータの内下位11bitDATA0～DATA10はFLCD201～204の走査線アドレスを示すものであり、上位5bitDATA11～DATA15は先に説明したユニットIDデータに相当するものである。

40

【0018】

この先頭に配置されたIDアドレスデータに続いて320クロック分の画像データが配置されており、これが1水平走査分に相当する。そして320クロック分の画像データに続いて音声データが配置されており、IDアドレスデータから数えて321番目から324番目に相当する網目で示された16bitデータ信号部分が音声データである。

そして、IDアドレスデータから数えて640番目は、次のラインのIDアドレスデータであり、同様のデータ配列が繰り返される。

【0019】

次に、分岐伝送ユニットの構成について説明する。

50

図3は分岐伝送ユニットの内部の構成を示すブロック図であり、図1における分岐伝送ユニット201～204の内の1台に相当する。

図3において、210は前段伝送ユニットあるいはホストコンピュータからの伝送ケーブル、211は受信手段としての差動伝送レシーバ、220はFLCDへの分岐ケーブル、230は次段ユニットあるいはホストコンピュータへの伝送ケーブル、221、231は第1、第2の伝送信号出力手段としての差動伝送ドライバである。

【0020】

212、213、214、222、223、224はDタイプ・フリップフロップ（以後「D-F/F」）、241は検出手段としてのデジタルコンパレータ、242はID設定手段としての設定SW、245はマスク手段としてのANDゲート、251は第1のカ
10
ウンタ、252はアドレス発生器、253は記憶手段としての音声データ用メモリ、254は分周器、255は第2のカウンタ、257は音声出力手段としてのD/Aコンバータ、258と259はヘッドホン駆動アンプとヘッドホン出力端子である。尚、251、252、254、255によりメモリ制御手段が構成される。

【0021】

前段からの伝送ケーブル210はツイストペアケーブルでDATA0からDATA15までの16本のデータとAHD L、FCLKとの合計18本の信号が差動伝送される。これを差動伝送レシーバ211で受けた後、FCLK以外の各信号線は先ずFCLKで、D-F/F212～214によりラッチされる。この図3において、DATA11からDATA15までの5本のデータをラッチするためのD-F/F212は1個で表わされている
20

が、実際には5個のD-F/Fによってラッチされる。
DATA0からDATA10までの11本のデータに関しても同様に、D-F/F213は11個をまとめて1個で表現してある。

【0022】

ここでラッチされた各信号とFCLKは、差動伝送ドライバ231により差動信号で次段の分岐伝送ユニットへ伝送ケーブル230を経て伝送される。後段へは、前段から入力された信号を何も加工せずそのまま出力することになる。

【0023】

また、D-F/F212でラッチされたDATA11からDATA15までの上位5bitはユニットIDデータであり、デジタルコンパレータ241にも入力されて設定SW2
30
42の設定値と比較される。ユニットIDデータと、ID設定SW242の設定値とが一致した場合、比較結果としてHが出力され、ANDゲート245に送られる。ANDゲート245のもう一方の入力端子はD-F/F214でラッチされたAHD Lが接続されており、デジタルコンパレータ241の比較結果に基づいてAHD Lをマスキング処理する。

【0024】

つまり、DATA11からDATA15までの上位5bitに振り分けられたユニットIDデータと、ID設定SW242の設定値が一致した場合のみAHD Lを通過させ、不一致の場合はLにマスクする。D-F/F212と213でラッチされたDATA0からDATA15までの各データ信号と、ANDゲート245で必要に応じてマスキング処理されたAHD Lは各々、D-F/F222～224により、FCLKで再度ラッチされる。
40
尚、ここでもD-F/F222及び223は複数個のD-F/Fをまとめて1個で表現してあることは言うまでも無い。

【0025】

D-F/F222～224でラッチされた各信号とFCLKは差動伝送ドライバ221により差動信号でFLCDへ分岐ケーブル220を経て伝送される。

分岐伝送ユニット内でユニットIDデータとID設定SW242の設定値の不一致によりLにマスキングされたAHD Lを受けたFLCDは、AHD LがLであるため、その時のデータをアドレスとは認識しない。従って、DATA11～15にいかなるデータが乗っていようと無視され、描画している画像は更新されない。

10

20

30

40

50

【0026】

次に音声データの処理について説明する。第1のカウンタ251はAHD LでリセットされFCLKをカウントする。AHD Lから数えて(AHD L = 0として)320までカウントすると、アドレス発生器252にそれを伝える。次の321番目からは音声データであり、アドレス発生器252はこれをメモリ253に記憶すべくアドレス信号Write Addressを発生する。メモリ253はこのWrite Addressに従い、321番目から324番目にかけてDATA 00 ~ 15に載せられた音声データをFCLKに同期して取り込む。

【0027】

一方、分周器254はFCLKを分周して音声読み出し用のクロックReadCLKを発生し、第2のカウンタ255と音声データ用メモリ253に供給する。第2のカウンタ255はAHD Lでリセットされ、ReadCLKをカウントすることにより、メモリ253からの読み出し用アドレスであるRead Addressを読み出すべきタイミングに発生する。メモリ253から、このRead Addressに従いReadCLKと同期して蓄えられた音声データを出力する。そして、D/Aコンバータ257により音声データから戻されたアナログ音声信号は、ヘッドホン駆動アンプ258を経てヘッドホン出力端子259から出力される。

【0028】

(第2の実施の形態)

第2の実施の形態によるシステムにおけるホストコンピュータ1は、1 ~ 31の各ID設定値毎に最大31種類の画像データと31種類の音声データを送出する。

図4はこの時の16bit伝送データの配列をイメージ的に示した図である。図4において、IDアドレスデータから数えて321番目から444番目に相当する網目で示された16bitデータ信号部分が音声データであり、その内、321番目から324番目がチャンネル1、325番目から328番目がチャンネル2と4クロック分ずつチャンネル分けされており、444番目のチャンネル31までが使われている。

【0029】

図5はこの16bit伝送データに対応した分岐伝送ユニットの内部構成を示すブロック図である。

第1の実施の形態による図3と異なる点は、設定SW242による設定値が書き込みアドレス発生器252にも供給されている点である。書き込みアドレス発生器252は、設定SW242の設定値が1であれば321番目から324番目の「チャンネル1」で2であれば325番目から328番目の「チャンネル2」というように、取り込むべき16bitデータ信号部分を、設定SW242の設定値に応じて切り換えるようにアドレス信号Write Addressを発生する。

【0030】

(第3の実施の形態)

第3の実施の形態によるシステムにおけるホストコンピュータ1は、1 ~ 31の画像ID設定値毎に複数の画像データと、別途設ける音声設定値に対応した複数チャンネルの音声データとを送出する。複数チャンネルの音声としては、例えば画像ID設定値1に対応した日本語、英語、フランス語、ドイツ語、中国語、そして画像ID設定値2に対応した日本語、英語、フランス語、ドイツ語、中国語、といったような種々の言語による音声等が考えられる。

【0031】

図6はこの時の16bit伝送データの配列をイメージ的に示した図である。図6においても、IDアドレスデータから数えて321番目以降の網目で示された16bitデータ信号部分が音声データであり、その内、321番目から324番目がチャンネル1、325番目から328番目がチャンネル2と4クロック分ずつチャンネル分けされている。本実施の形態のように、音声データ1チャンネルあたり16bit x 4クロック分を用いる場合、321番目から637番目までの、最大79チャンネルを用意することができる。

10

20

30

40

50

【 0 0 3 2 】

図 7 はこの 1 6 b i t 伝送データに対応した分岐伝送ユニットの内部構成を示すブロック図である。

第 2 の実施の形態による図 5 と異なる点は、設定 S W として 2 つ持つ点にある。即ち、画像設定 S W 2 4 2 と音声設定 S W 2 5 6 とがそれぞれ、画像設定 S W 2 4 2 は図 3 の第 1 の実施の形態における設定 S W 2 4 2 と同様の機能を有し、音声設定 S W 2 5 6 は図 5 の第 2 の実施の形態における書き込みアドレス発生器 2 5 2 へ設定値を供給する機能と同等の機能を持つ。つまり、画像と音声はそれぞれ独立した I D 設定が行われる。

【 0 0 3 3 】

本実施の形態においては、音声データ 1 チャンネルあたり 1 6 b i t × 4 クロック分を振り分けてあるが、例えば人間の声のみの場合、サンプリングレートと分解能を落とし、モノラル信号として伝送すれば、更に 4 ~ 6 倍のチャンネルを設定することも可能である。

【 0 0 3 4 】

尚、第 2、第 3 の実施の形態では、書き込みアドレス発生器 2 5 2 を用いて有用な音声データのみをメモリ 2 5 3 に取り込んでいるが、一旦全データをメモリ 2 5 3 に取り込んだ後、有用な部分のみを読み出すようにしても良い。この時は当然のことながら、1 回り大きめのメモリが必要と成るが、格納すべきデータ量もさほど大きくなく、特に問題とはならない。そして読み出し時には、読み出しアドレスを例えば音声程度の数十 k H z のゆっくりとしたスピードで生成すればよく、書き込みアドレス発生器 2 5 2 のような高速性を求められなくてすむ。

また、第 1 ~ 3 の各実施の形態において、第 1 の伝送信号出力手段としての差動伝送ドライバ 2 2 1 を廃して、その代りに記憶性を有する画像表示装置と一体化したものであっても同様の目的が達成される。

【 0 0 3 5 】

尚、図 1、図 3、図 5、図 7 の各機能ブロックによるシステムは、ハード的に構成してもよく、また、C P U やメモリ等から成るマイクロコンピュータシステムに構成してもよい。マイクロコンピュータシステムに構成する場合、上記メモリは本発明による記憶媒体を構成する。この記憶媒体には、前述した動作を制御するための手順を実行するためのプログラムが記憶される。またこの記憶媒体としては R O M、R A M 等の半導体メモリ、光ディスク、光磁気ディスク、磁気媒体等を用いてよく、これらを C D - R O M、フロッピーディスク、磁気テープ、磁気カード、不揮発性のメモリカード等に構成して用いてよい。

【 0 0 3 6 】

従って、この記憶媒体を図 1、図 3、図 5、図 7 に示した以外の他のシステムあるいは装置に供給し、そのシステムあるいは装置のコンピュータが、この記憶媒体に格納されたプログラムコードを読み出し、実行することによっても、同等の効果が得られ、本発明は達成される。

【 0 0 3 7 】

【 発明の効果 】

以上説明したように、本発明によれば、画像処理装置に入力される伝送信号中に画像信号と音声信号とが含まれる場合にも、これを中継して次段の画像処理装置に送ることができると共に、音声データをヘッドホン等の外部に出力することができ、また自身の画像処理装置に接続された表示装置にも、設定した I D に応じた適切な画像データを送ることができる。従って、画像と音声とを伝送できるシステムを実現することができる。

【 0 0 3 8 】

また、判別信号をマスクした画像データを、記憶性を有する表示装置に送ることにより、次の画像データが送られるまで前の画像の表示を続けることができる。

【 0 0 3 9 】

また、I D に応じた音声データを選択することにより、表示する画像に合った音声を得ることができる。さらに、音声 I D を別に設定することにより、所望の音声データを選択することができる。

10

20

30

40

50

【図面の簡単な説明】

【図１】本発明の実施の形態による画像表示装置の構成図である。

【図２】本発明の第１の実施の形態による１６ｂｉｔ伝送データ配列を示すタイミングチャートである。

【図３】第１の実施の形態による分岐伝送ユニットの内部構成を示すブロック図である。

【図４】第２の実施の形態による１６ｂｉｔ伝送データ配列を示すタイミングチャートである。

【図５】第２実施の形態による分岐伝送ユニットの内部構成を示すブロック図である。

【図６】第３の実施の形態による１６ｂｉｔ伝送データ配列を示すタイミングチャートである。

10

【図７】第３実施の形態による分岐伝送ユニットの内部構成を示すブロック図である。

【図８】従来の画像表示システムの構成図である。

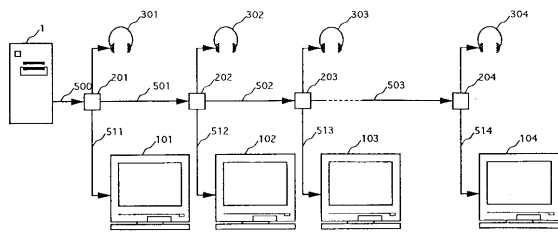
【図９】従来の１６ｂｉｔ伝送データ配列を示すタイミングチャートである。

【符号の説明】

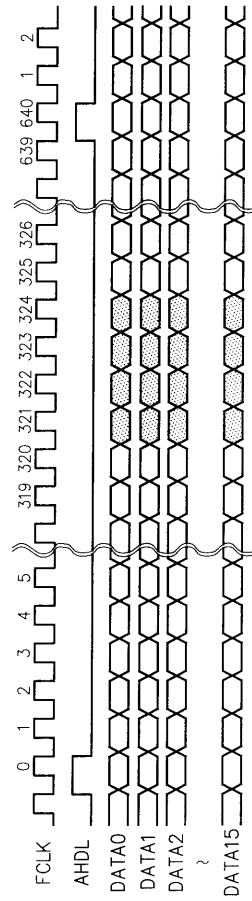
１０１、１０２、１０３、１０４ ＦＬＣＤ
２０１、２０２、２０３、２０４ 分岐伝送ユニット
２１１ 差動伝送レシーバ
２２１、２３１ 差動伝送ドライバ
２４１ デジタルコンパレータ
２４２ 設定ＳＷ
２５１、２５５ カウンタ
２５２ アドレス発生器
２５３ 音声データ用メモリ
２５４ 分周器
２５７ Ｄ／Ａコンバータ
２５８ アンプ

20

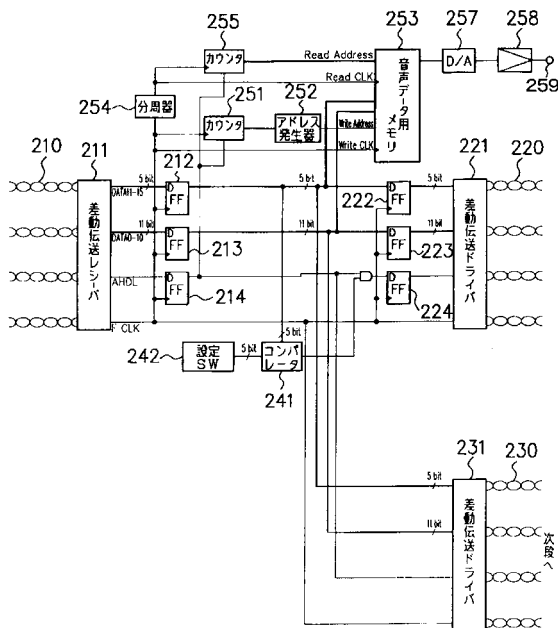
【 図 1 】



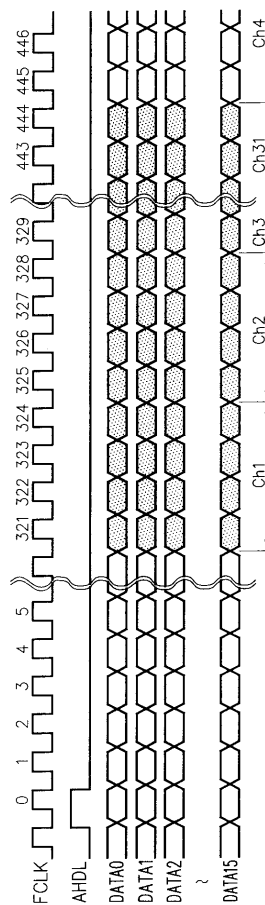
【 図 2 】



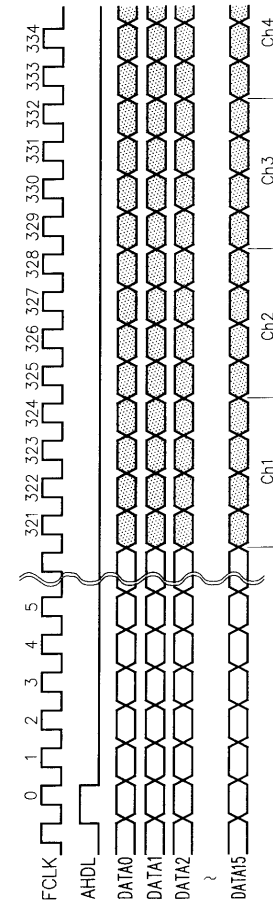
【 図 3 】



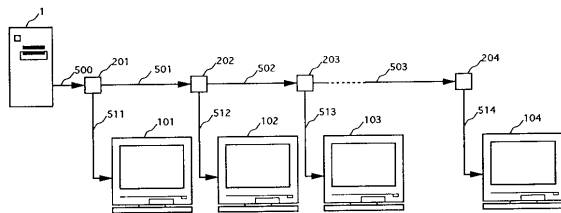
【 図 4 】



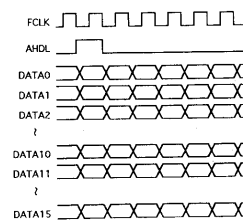
【 図 6 】



【圖 8】



【 図 9 】



フロントページの続き(51)Int.Cl.⁷

F I

H 0 4 L 11/00 3 1 0 A

(72)発明者 澤田 昌幸

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(72)発明者 市橋 信春

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

審査官 後藤 亮治

(56)参考文献 特開平08-202316(JP,A)

特開平10-105185(JP,A)

(58)調査した分野(Int.Cl.⁷, DB名)

G09G 3/00 - 5/42

G06F 3/14 - 3/153